

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成 18 年 12 月 14 日 (2006.12.14)

【公開番号】特開 2000-338524 (P2000-338524A)

【公開日】平成 12 年 12 月 8 日 (2000.12.8)

【出願番号】特願 平 11-152047

【国際特許分類】

**G 0 2 F 1/1368 (2006.01)**

**G 0 2 F 1/1333 (2006.01)**

**G 0 2 F 1/1335 (2006.01)**

**G 0 2 F 1/1343 (2006.01)**

【F I】

G 0 2 F 1/1368

G 0 2 F 1/1333 5 0 0

G 0 2 F 1/1333 5 0 5

G 0 2 F 1/1335 5 2 0

G 0 2 F 1/1343

【手続補正書】

【提出日】平成 18 年 10 月 26 日 (2006.10.26)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【書類名】明細書

【発明の名称】液晶表示装置およびその製造方法

【特許請求の範囲】

【請求項 1】絶縁性基板と、

上記絶縁性基板上に形成された走査線、走査電極および共通電極配線と、

上記走査線、走査電極および共通電極配線上に形成された絶縁膜と、

上記絶縁膜を介して上記走査電極上に形成された半導体層と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、

上記第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、

上記層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記層間絶縁膜に設けられたコンタクトホールを介して上記第二の電極と電気的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、

上記第一の基板と共に液晶材料を挟持する第二の基板とを備え、

上記絶縁性基板は UV 光に対してフィルタ機能を有する状態に処理されていることを特徴とする液晶表示装置。

【請求項 2】絶縁性基板と、

上記絶縁性基板上に形成された走査線、走査電極および共通電極配線と、

上記走査線、走査電極および共通電極配線上に形成された絶縁膜と、

上記絶縁膜を介して上記走査電極上に形成された半導体層と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、

上記第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁

膜と、

上記層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記層間絶縁膜に設けられたコンタクトホールを介して上記第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、

上記第一の基板と共に液晶材料を挟持する第二の基板とを備え、

上記絶縁性基板はUV光に対して不透過な状態に処理されていることを特徴とする液晶表示装置。

【請求項3】絶縁性基板は、全面がUV光に対して不透過な状態に処理されていることを特徴とする請求項2記載の液晶表示装置。

【請求項4】絶縁性基板は、表示部がUV光に対して不透過な状態に処理されていることを特徴とする請求項2記載の液晶表示装置。

【請求項5】絶縁性基板は、透明絶縁性基板の片面あるいは両面、もしくは二枚の透明絶縁性基板の間にUV光吸収膜が形成されていることを特徴とする請求項3または請求項4記載の液晶表示装置。

【請求項6】絶縁性基板は、透明絶縁性基板の片面あるいは両面、もしくは二枚の透明絶縁性基板の間にUV光不透過膜が形成されていることを特徴とする請求項3または請求項4記載の液晶表示装置。

【請求項7】絶縁性基板は、透明もしくは着色されたUVカットガラスであることを特徴とする請求項3記載の液晶表示装置。

【請求項8】透明絶縁性基板と、

上記絶縁性基板上に形成された走査線、走査電極および共通電極配線と、

上記走査線、走査電極および共通電極配線上に形成された絶縁膜と、

上記絶縁膜を介して上記走査電極上に形成された半導体層と、

上記半導体層と同一膜により構成された半導体膜と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、

上記第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、

上記層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記層間絶縁膜に設けられたコンタクトホールを介して上記第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、

上記第一の基板と共に液晶材料を挟持する第二の基板とを備え、

上記半導体膜は上記走査線、信号線およびコンタクトホール形成領域以外の画素領域に形成されていることを特徴とする液晶表示装置。

【請求項9】絶縁性基板と、

上記絶縁性基板上に形成された走査線、走査電極および共通電極配線と、

上記走査電極と対向するように形成された半導体層と、

上記走査電極と上記半導体層の間に介在し、上記走査電極および上記共通電極配線と接する絶縁膜と、

上記半導体層と同一層の半導体膜と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、

上記第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、

上記層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、

上記第一の基板と共に液晶材料を挟持する第二の基板とを備え、

上記半導体膜は上記凹凸が形成される領域の下層に形成されていることを特徴とする液晶表示装置。

【請求項 1 0】上記半導体膜が形成されている領域は、上記凸凹が形成される領域のほぼ全面に対応する領域であることを特徴とする請求項 9 に記載の液晶表示装置。

【請求項 1 1】少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、上記二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、

上記二枚の透明絶縁性基板の一方に UV 光吸収膜あるいは UV 光不透過膜および絶縁層を形成する工程と、

上記透明絶縁性基板の UV 光吸収膜あるいは UV 光不透過膜および絶縁層が形成された面側あるいは裏面側に走査線、走査電極および共通電極配線を形成する工程と、

上記走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、

上記走査電極上に上記絶縁膜を介して半導体層を形成する工程と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、

上記第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像処理によりコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、

上記層間絶縁膜上および上記コンタクトホール内に反射金属膜を成膜し、パターニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の電極と上記コンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むことを特徴とする液晶表示装置の製造方法。

【請求項 1 2】少なくともいずれか一方には電極が形成されている UV カットガラスと透明絶縁性基板を対向させて接着すると共に、上記 UV カットガラスと透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、

上記 UV カットガラス上に走査線、走査電極および共通電極配線を形成する工程と、

上記走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、

上記走査電極上に上記絶縁膜を介して半導体層を形成する工程と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、

上記第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像処理によりコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、

上記層間絶縁膜上および上記コンタクトホール内に反射金属膜を成膜し、パターニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の電極と上記コンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むことを特徴とする液晶表示装置の製造方法。

【請求項 1 3】少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、上記二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、

上記二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、

上記走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、

上記走査電極上に上記絶縁膜を介して半導体層を形成する工程と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、

上記第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布する工程と、

上記感光性を有する樹脂が塗布された透明絶縁性基板の裏面側に UV カットフィルムを貼り付ける工程と、

上記感光性を有する樹脂に露光処理を施す工程と、

上記 UV カットフィルムを剥離した後、現像処理を施しコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、

上記層間絶縁膜上および上記コンタクトホール内に反射金属膜を成膜し、パターニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の

電極と上記コンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むことを特徴とする液晶表示装置の製造方法。

【請求項 1 4】少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、上記二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、

上記二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、

上記走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、

上記走査電極上に上記絶縁膜を介して半導体層および所定の領域に半導体膜を形成する工程と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、

上記第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像により上記コンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、

上記層間絶縁膜上および上記コンタクトホール内に反射金属膜を成膜し、パターンニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の電極と上記コンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むことを特徴とする液晶表示装置の製造方法。

【請求項 1 5】少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、上記二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、

上記二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、

上記走査電極と対向するように半導体層を形成し、所定の領域に半導体膜を形成する工程と、

上記走査電極と上記半導体層の間に介在し、上記走査電極および上記共通電極配線と接するように絶縁膜を形成する工程と、

上記半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、

上記第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像により表面に凹凸を有する層間絶縁膜を形成する工程と、

上記層間絶縁膜上に反射膜を成膜し、パターンニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、上記第二の電極と電氣的に接続された反射画素電極を形成する工程を含み、

上記所定の領域は上記凹凸を形成する画素領域であることを特徴とする液晶表示装置の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、液晶表示装置およびその製造方法に関するものである。

【0002】

【従来の技術】

液晶表示装置は、CRTに代わるフラットパネルディスプレイの一つとして活発に研究開発が進められており、特に低消費電力および薄型であるという特徴を生かして、電池駆動の小型TV、ノートブック型コンピュータ、カーナビゲーション等に実用化されている。

液晶表示装置の駆動方法としては、高品質表示の観点から薄膜トランジスタ（以下、TFTと称する）をスイッチング素子として用いたアクティブマトリクス型のTFTアレイが主として用いられている。

また、ディスプレイの構成としては、透過型と反射型のものがある。反射型のディス

レイは、透過型のディスプレイに用いられるバックライト光源が不要であることから低消費電力が実現でき、携帯端末等の用途として極めて適した構成である。

従来の反射型液晶表示装置は、透明絶縁性基板上にマトリクス状に配列形成された走査電極、信号電極、半導体層等からなるＴＦＴと反射型の画素電極、および画素電極の周りに形成された電極配線を有する第一の基板（ＴＦＴアレイ基板）と、他の透明絶縁性基板上にカラーフィルタ、ブラックマトリクス（以下、ＢＭと称する）、対向電極を有する第二の基板（対向基板）を対向させ接着すると共に、第一の基板と第二の基板の間に液晶材料を注入することにより構成されている。

#### 【０００３】

反射型液晶表示装置の表示特性向上のためには、液晶表示パネルの画素部の有効表示面積を大きくし光の利用効率を高めること、すなわち画素の開口率を向上させることが有効であり、高開口率のＴＦＴアレイを得る方法として、透明絶縁性基板上にＴＦＴおよび電極配線を形成した後、これらを覆うように樹脂からなる層間絶縁膜を形成することにより平坦化し、層間絶縁膜の下層にある走査電極等とオーバーラップさせて層間絶縁膜上に広い面積を有する反射画素電極を形成し、反射画素電極とＴＦＴのドレイン電極との電気的接続は層間絶縁膜に形成されたコンタクトホールを介して行うＴＦＴアレイの構造が提案されている。

また、光の利用効率を一層高めるための方法として、入射光側に散乱フィルムを施す前方散乱板方式を採用せず、ＴＦＴアレイ基板に良好な指向性を有する散乱光を得るための反射膜兼画素電極を具備した反射型液晶表示装置が提案されている。このような反射型液晶表示装置では、反射膜兼画素電極の表面に凹凸形状を設けることにより良好な散乱光を得ている。

#### 【０００４】

反射膜兼画素電極を有する反射型液晶表示装置としては、特開平６－１７５１２６号公報および特開平８－１８４８４６号公報に開示されており、感光性樹脂（レジスト等を含む）を用いたフォトリソグラフィ法により緻密な凹凸を層間絶縁膜を構成する樹脂の表面に形成し、その上に高反射特性を有する膜からなる画素電極を形成することにより、画素電極の表面に凹凸を形成している。

#### 【０００５】

##### 【発明が解決しようとする課題】

以上のように、反射型液晶表示装置において、光の利用効率を高めるために反射膜兼画素電極の表面に形成する緻密な凹凸をフォトリソグラフィ法により形成する方法が提案されているが、凹凸を形成するために用いる感光性樹脂を露光する際、感光性樹脂部で吸収されなかったＵＶ光は、透明基板を透過して基板ホルダーで吸収されなかった一部が反射し、特に基板ホルダーに設けられた吸着溝等の端部で反射されたＵＶ光は迷光となって吸着溝近傍の感光性樹脂を感光させ、吸着溝形状に対応した領域で得られる凹凸形状に微妙な寸法差をもたらす。このような凹凸形成膜上に高反射膜を形成した場合、微妙な寸法差を有している凹凸形状部も高反射膜にそのまま転写され、その部分は反射斑として視認されて表示装置の画質を低下させるという問題があった。

#### 【０００６】

この発明は、上記のような問題点を解消するためになされたもので、反射画素電極に適性な凹凸が形成されることにより良好な反射特性を有し表示品質の高い液晶表示装置を高歩留りで得ることを目的とする。さらにこの装置に適した製造方法を提供することを目的とする。

#### 【０００７】

##### 【課題を解決するための手段】

この発明に係わる液晶表示装置は、絶縁性基板と、絶縁性基板上に形成された走査線、走査電極および共通電極配線と、走査線、走査電極および共通電極配線上に形成された絶縁膜と、絶縁膜を介して走査電極上に形成された半導体層と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、第一の電

極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、層間絶縁膜に設けられたコンタクトホールを介して第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、第一の基板と共に液晶材料を挟持する第二の基板とを備え、絶縁性基板はUV光に対してフィルタ機能を有する状態に処理されているものである。

【0008】

この発明に係わる液晶表示装置は、絶縁性基板と、絶縁性基板上に形成された走査線、走査電極および共通電極配線と、走査線、走査電極および共通電極配線上に形成された絶縁膜と、絶縁膜を介して走査電極上に形成された半導体層と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、層間絶縁膜に設けられたコンタクトホールを介して第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、第一の基板と共に液晶材料を挟持する第二の基板とを備え、絶縁性基板はUV光に対して不透過な状態に処理されているものである。

また、絶縁性基板は、全面がUV光に対して不透過な状態に処理されているものである。

また、絶縁性基板は、表示部がUV光に対して不透過な状態に処理されているものである。

【0009】

さらに、絶縁性基板は、透明絶縁性基板の片面あるいは両面、もしくは二枚の透明絶縁性基板の間にUV光吸収膜が形成されているものである。

また、絶縁性基板は、透明絶縁性基板の片面あるいは両面、もしくは二枚の透明絶縁性基板の間にUV光不透過膜が形成されているものである。

また、絶縁性基板は、透明もしくは着色されたUVカットガラスである。

【0010】

また、透明絶縁性基板と、絶縁性基板上に形成された走査線、走査電極および共通電極配線と、走査線、走査電極および共通電極配線上に形成された絶縁膜と、絶縁膜を介して走査電極上に形成された半導体層と、半導体層と同一膜により構成された半導体膜と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、層間絶縁膜に設けられたコンタクトホールを介して第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、第一の基板と共に液晶材料を挟持する第二の基板とを備え、半導体膜は走査線、信号線およびコンタクトホール形成領域以外の画素領域に形成されているものである。

【0011】

また、絶縁性基板と、絶縁性基板上に形成された走査線、走査電極および共通電極配線と、走査電極と対向するように形成された半導体層と、走査電極と半導体層の間に介在し、走査電極および共通電極配線と接する絶縁膜と、半導体層と同一層の半導体膜と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および第一の電極と接続された信号線と、第一の電極、第二の電極および信号線上に形成され、表面に凹凸を有する層間絶縁膜と、層間絶縁膜上にこの層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極と電氣的に接続された反射金属膜からなる反射画素電極を有する第一の基板と、第一の基板と共に液晶材料を挟持する第二の基板とを備え、半導体膜は凹凸が形成される領域の下層に形成されているものである。

また、半導体膜が形成されている領域は、凹凸が形成される領域のほぼ全面に対応する領域であるものである。

【0012】

また、少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、二枚の透明絶縁性基板の一方にUV光吸収膜あるいはUV光不透過膜および絶縁層を形成する工程と、透明絶縁性基板のUV光吸収膜あるいはUV光不透過膜および絶縁層が形成された面側あるいは裏面側に走査線、走査電極および共通電極配線を形成する工程と、走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、走査電極上に絶縁膜を介して半導体層を形成する工程と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像処理によりコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、層間絶縁膜上およびコンタクトホール内に反射金属膜を成膜し、パターンニングして層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極とコンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むものである。

#### 【0013】

また、少なくともいずれか一方には電極が形成されているUVカットガラスと透明絶縁性基板を対向させて接着すると共に、UVカットガラスと透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、UVカットガラス上に走査線、走査電極および共通電極配線を形成する工程と、走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、走査電極上に絶縁膜を介して半導体層を形成する工程と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像処理によりコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、層間絶縁膜上およびコンタクトホール内に反射金属膜を成膜し、パターンニングして層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極とコンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むものである。

#### 【0014】

また、少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、走査電極上に絶縁膜を介して半導体層を形成する工程と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布する工程と、感光性を有する樹脂が塗布された透明絶縁性基板の裏面側にUVカットフィルムを貼り付ける工程と、感光性を有する樹脂に露光処理を施す工程と、UVカットフィルムを剥離した後、現像処理を施しコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、層間絶縁膜上およびコンタクトホール内に反射金属膜を成膜し、パターンニングして層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極とコンタクトホールを介して電氣的に接続された反射画素電極を形成する工程を含むものである。

#### 【0015】

また、少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、走査線、走査電極および共通電極配線上に絶縁膜を形成する工程と、走査電極上に絶縁膜を介して半導体層および所定の領域に半導体膜を形成する工程と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像によりコンタクトホールと表面に凹凸を有する層間絶縁膜を形成する工程と、層間絶縁膜上およびコンタクトホール内に反射金属膜を成膜し、パターンニングして上記層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極とコンタク

トホールを介して電氣的に接続された反射画素電極を形成する工程を含むものである。

【 0 0 1 6 】

また、少なくともいずれか一方には電極が形成されている二枚の透明絶縁性基板を対向させて接着すると共に、二枚の透明絶縁性基板の間には液晶材料が挟持されている液晶表示装置の製造方法において、二枚の透明絶縁性基板の一方に走査線、走査電極および共通電極配線を形成する工程と、走査電極と対向するように半導体層を形成し、所定の領域に半導体膜を形成する工程と、走査電極と上記半導体層の間に介在し、走査電極および上記共通電極配線と接するように絶縁膜を形成する工程と、半導体層と共に半導体素子を構成する第一の電極と第二の電極、および信号線を形成する工程と、第一の電極、第二の電極および信号線上に感光性を有する樹脂を塗布し、露光、現像により表面に凹凸を有する層間絶縁膜を形成する工程と、層間絶縁膜上に反射膜を成膜し、パターニングして層間絶縁膜表面に形成された凹凸が転写された形状を有すると共に、第二の電極と電氣的に接続された反射画素電極を形成する工程を含み、所定の領域は上記凹凸を形成する画素領域であるものである。

【 0 0 1 7 】

【 発明の実施の形態 】

実施の形態 1 .

以下、この発明の一実施の形態である液晶表示装置およびその製造方法を図について説明する。図 1 は本発明の実施の形態 1 によるスイッチング素子として T F T を搭載した液晶表示装置の T F T アレイ基板を示す概略平面図、図 2 は図 1 に示す T F T アレイ基板の A - A 線に沿った部分の製造工程の一部を示す断面図である。なお以下の説明では、液晶表示装置として反射型液晶表示装置およびその製造方法について説明する。

図において、1 は絶縁性基板で、ガラス基板等の透明絶縁性基板 1 a 上に U V 光を透過させない U V 吸収膜 1 b および絶縁層 1 c を形成することにより構成されている。2 は絶縁性基板 1 上に形成された走査線（ゲート電極配線）、2 a はゲート電極配線 2 の一部で形成された走査電極（ゲート電極）、3 は絶縁性基板 1 上に形成された共通電極配線、4 はゲート電極配線 2、ゲート電極 2 a および共通電極配線 3 上に形成されたゲート絶縁膜、5 はゲート絶縁膜 4 を介してゲート電極 2 a 上に形成されたアモルファスシリコン膜からなる半導体層、6 は半導体層 5 上に形成された低抵抗アモルファスシリコン膜からなるオーミックコンタクト層、7 は信号線（ソース電極配線）、7 a、8 はオーミックコンタクト層 6 上に形成された対を成す第一の電極（ソース電極）と第二の電極（ドレイン電極）で、第一の電極（ソース電極）7 a は信号線（ソース電極配線）7 と接続されている。9 はチャネル部、10 は T F T を保護するためのパッシベーション膜、11 はパッシベーション膜 10 上に形成された層間絶縁膜、12 はパッシベーション膜 10 および層間絶縁膜 11 に形成されたコンタクトホール、13 は層間絶縁膜 11 上に形成された反射画素電極で、コンタクトホール 12 を介してドレイン電極 8 と電氣的に接続される。

【 0 0 1 8 】

次に、本実施の形態による反射型液晶表示装置の T F T アレイ基板の製造方法について説明する。

まず、図 2 ( a ) に示すように、ガラス基板等の透明絶縁性基板 1 a の表面に C V D 法等を用いて U V 吸収膜 1 b および絶縁層 1 c を構成する S i N 膜 ( 3 0 0 n m ) を基板全面に連続して形成し、U V 光に対してフィルタ機能を有する絶縁性基板 1 を形成する。なお、U V 吸収膜 1 b としては、膜厚 5 0 n m のアモルファスシリコン膜 ( a - S i 膜 ) を用いた。

図 3 は a - S i 膜の膜厚と紫外線透過率の関係 ( 計算値 ) を示す図で、膜厚 5 0 n m の a - S i 膜は、U V 光 ( h 線露光波長 : 4 0 5 n m ) に対して 9 7 . 5 % のカットフィルタとなる。

【 0 0 1 9 】

次に、絶縁性基板 1 の表面にスパッタ法等を用いて C r を成膜した後、フォトリソグラフィ法により形成したレジストを用いてパターニングし、ゲート電極配線 2、ゲート電極



2 a および共通電極配線 3 を形成する。

次に、プラズマ C V D 法等を用いてゲート絶縁膜 4 となるシリコン窒化膜、アモルファスシリコン膜、不純物がドーパされた低抵抗アモルファスシリコン膜を順次成膜した後、フォトリソグラフィ法により形成したレジストを用いてアモルファスシリコン膜および低抵抗アモルファスシリコン膜をパターニングし、半導体層 5 およびオーミックコンタクト層 6 を形成する。

次に、スパッタ法による成膜およびフォトリソグラフィ法によるパターニングを行い、オーミックコンタクト層 6 上にソース電極配線 7、ソース電極 7 a およびドレイン電極 8 を形成すると共に、ソース電極 7 a とドレイン電極 8 に覆われていない部分の低抵抗アモルファスシリコン膜（オーミックコンタクト層 6）をエッチングし、チャンネル部 9 を形成して T F T を構成する。

なお、ドレイン電極 8 の一端は、無機絶縁膜からなるゲート絶縁膜 4 を挟み低抵抗金属からなる共通電極配線 3 と対向し、反射画素電極 1 3 の形成領域内で容量（コンデンサ）を形成している。

次に、T F T を保護するためのパッシベーション膜 1 0 を C V D 法等により成膜する（図 2（b））。

#### 【0020】

次に、誘電率が 4 以下の感光性を有するアクリル系樹脂を T F T および電極配線（ゲート電極配線 2、共通電極配線 3、ソース電極配線 7 等）による段差を吸収して表面が平坦化されるように塗布し、露光および現像処理によりゲート電極配線 2 上、ソース電極配線 7 上および上記容量形成部の一部を除く画素領域内では表面に凹凸形状、ドレイン電極 8 がゲート絶縁膜 4 を介して共通電極配線 3 と対向し容量を形成している部分上にはコンタクトホール、および端子コンタクト用の開口部（図示せず）を形成した後、焼成を行い層間絶縁膜 1 1 を形成する。

本実施の形態では、層間絶縁膜 1 1 としてポジ型のアクリル樹脂（J S R 製 P C - 3 5 5 : i 線、h 線感光品）を約 4  $\mu$  m 塗布し、h 線のステッパー露光機を用い、コンタクトホール部は 4 0 0 m j / c m <sup>2</sup>、画素領域内の凹凸形成部は 1 6 0 m j / c m <sup>2</sup> で露光処理を施し、感光剤の分解率を変えて溶解速度に差を持たせる分割露光のフォトリソグラフィ法を用いた。現像液は弱アルカリ現像液（T M A H 0 . 4 w t %）を用い、コンタクトホール部および端子コンタクト部では下層のパッシベーション膜 1 0 を露出させ、凹凸形状は表面層にのみ形成した後、2 0 0 ~ 2 3 0 ° C で約 1 時間焼成を行い層間絶縁膜 1 1 を形成した。

なお、層間絶縁膜 1 1 を構成する感光性樹脂の露光時、感光性樹脂等が形成されている絶縁性基板 1 は U V 光に対して不透過な状態に処理されているため、絶縁性基板 1 裏面の基板ホルダーからの反射光が抑制され、感光性樹脂に反射光等の不適当な光による感光が生じない。

#### 【0021】

次に、層間絶縁膜 1 1 をマスクとして層間絶縁膜 1 1 に設けられたコンタクトホールにより露出したパッシベーション膜 1 0 をエッチングし、コンタクトホール 1 2 を形成してドレイン電極 8 を露出させる。同時に端子コンタクト部（図示せず）のパッシベーション膜も除去する。

次に、図 2（c）に示すように、層間絶縁膜 1 1 上およびコンタクトホール 1 2 内に A l 等の高反射金属膜を成膜した後、フォトリソグラフィ法により形成したレジストを用いてパターニングし、各画素部に対応した反射画素電極 1 3 を形成する。このとき、反射画素電極 1 3 はコンタクトホール 1 2 を介してドレイン電極 8 と電氣的に接続される。なお、反射画素電極 1 3 はゲート電極配線 2 やソース電極配線 7 とオーバーラップさせて形成することにより高開口率化が図られる。

#### 【0022】

以上の工程により形成された T F T アレイ基板（第一の基板）と、他の透明絶縁性基板上に対向電極が形成された対向基板（第二の基板）の表面に配向膜を形成後対向させ、こ

の間に液晶材料を注入することにより反射型液晶表示素子を構成する。

【0023】

なお、層間絶縁膜11を構成する感光性樹脂としては、ネガ型を用いてもよい。

また、反射画素電極13は、銀膜等の他の高反射膜を用いて形成してもよい。

また、本実施の形態では、絶縁性基板1として、通常透過型液晶表示素子に用いられる透明絶縁性基板の表面にUV吸収膜1bおよび絶縁層1cを形成したが、透明もしくは着色されたUVカットガラスを用いて絶縁性基板としてもよい。また、図4(a)に示すように、UV吸収膜1bおよび絶縁層1cを透明絶縁性基板1aの裏面側(TFT等が形成されない面側)に形成、または図4(b)に示すように、UV吸収膜1bおよび絶縁層1cを透明絶縁性基板1aの両面に形成、または図4(c)に示すように、UV吸収膜1bを二枚の透明絶縁性基板1aに挟む形で形成することにより絶縁性基板1を構成してもよい。さらにまた、UV吸収膜の代わりに金属膜等のUV光不透過膜を用いて絶縁性基板を構成してもよい。

また、絶縁層1cとして、SiO<sub>x</sub>等の無機絶縁材料や耐熱性の硬質有機膜を用いてもよい。

また、本実施の形態ではパッシベーション膜10を設けたが、パッシベーション膜10を有しない構造の液晶表示装置においても同様の効果が得られる。

【0024】

本実施の形態によれば、TFTアレイが形成される絶縁性基板1をUV光に対して不透過な基板により構成することにより、層間絶縁膜11を構成する感光性樹脂の露光時、絶縁性基板1裏面の基板ホルダー等からの反射光が抑制され、感光性樹脂に反射光等の不適当な光による感光が生じないため、層間絶縁膜11表面には適性な凹凸が形成され、この適性な凹凸が反射画素電極13に転写されることにより、良好な反射特性を有した表示品質の高い液晶表示装置を構成できる。

また、レジストパターンで非感光性の樹脂をエッチングし凹凸形成の場合、及びレジストパターンそのものを残し凹凸形成する場合においても、露光工程を使用する限り有効である。

【0025】

実施の形態2.

図5はこの発明の実施の形態2による液晶表示装置のTFTアレイ基板の製造方法を説明するための平面図である。なお以下の説明では、液晶表示装置として反射型液晶表示装置およびその製造方法について説明する。

図において、1aはガラス基板等の透明絶縁性基板、1bはUV吸収膜、1cは絶縁層、14は液晶パネルにおける表示部、15は表示部の周縁に設けられた端子部である。なお、一個の液晶パネルを構成するTFTアレイは、図5に示すように、一枚の透明絶縁性基板1aに一個または複数個取りで形成される。

【0026】

次に、本実施の形態による反射型液晶表示装置のTFTアレイ基板の製造方法について説明する。

まず、ガラス基板等の透明絶縁性基板1aの表面にUV吸収膜を成膜し、フォトリソグラフィ法により液晶パネルの表示部14にのみUV吸収膜1bを形成する。次に絶縁層1cを基板全面に形成して絶縁性基板を構成する。

その後、実施の形態1と同様の方法によりTFTアレイ基板および反射型液晶表示素子を形成する。

【0027】

本実施の形態によれば、実施の形態1と同様の効果が得られると共に、UV吸収膜1bを金属等の不透明膜により構成した場合においても、アライメントマーク等が形成されるエリアは透明な状態とすることができるため、アライメントを必要とする工程における使用装置や、UV不透過膜に対する制約がなくなる。

【0028】

実施の形態 3 .

図 6 はこの発明の実施の形態 3 による液晶表示装置の T F T アレイ基板の製造工程の一部を示す断面図である。なお以下の説明では、液晶表示装置として反射型液晶表示装置およびその製造方法について説明する。

図において、16 は層間絶縁膜 11 を構成する感光性樹脂を露光する際に用いられるマスク、17 は U V カットフィルムである。なお、図 2 と同一部分には同符号を付し説明を省略する。

#### 【 0 0 2 9 】

次に、本実施の形態による反射型液晶表示装置の T F T アレイ基板の製造方法について説明する。

まず、透明絶縁性基板 1 a 上に実施の形態 1 と同様の方法によりゲート電極配線 2、ゲート電極 2 a、共通電極配線 3、ゲート絶縁膜 4、半導体層 5、オーミックコンタクト層 6、ソース電極配線 7、ソース電極 7 a、ドレイン電極 8、チャンネル部 9 およびパッシベーション膜 10 を形成する（図 6（a））。

#### 【 0 0 3 0 】

次に、図 6（b）に示すように、誘電率が 4 以下の感光性を有するアクリル系樹脂を T F T および電極配線（ゲート電極配線 2、共通電極配線 3、ソース電極配線 7 等）による段差を吸収して表面が平坦化されるように塗布した後、透明絶縁性基板 1 a の裏面側（電極配線および T F T が形成されていない面側）に U V カットフィルム 17 を貼り付けた状態で、マスク 14 を介して感光剤の分解率を変えて溶解速度に差を持たせる分割露光のフォトリソグラフィ法により露光処理する。続いて U V カットフィルム 17 を剥した後に弱アルカリ現像液を用いて現像処理を施し、ゲート電極配線 2 上、ソース電極配線 7 上および上記容量形成部の一部を除く画素領域内では表面に凹凸形状、ドレイン電極 8 がゲート絶縁膜 4 を介して共通電極 3 と対向し容量を形成している部分上にはコンタクトホール、および端子コンタクト用の開口部（図示せず）を形成し、焼成を行い層間絶縁膜 11 を形成する。

なお、層間絶縁膜 11 を構成する感光性樹脂の露光時、感光性樹脂等が形成されている透明絶縁性基板 1 a の裏面側には U V カットフィルムが貼り付けられ U V 光に対して不透過な状態に処理されているため、基板裏面側の基板ホルダーからの反射光が抑制され、感光性樹脂に反射光等の不適当な光による感光が生じない。

#### 【 0 0 3 1 】

その後、実施の形態 1 と同様の方法により、コンタクトホール 12 および反射画素電極 13 を形成して T F T アレイ基板を構成し、この T F T アレイ基板と対向基板の表面に配向膜を形成後対向させ、この間に液晶材料を注入することにより反射型液晶表示素子を構成する。

本実施の形態によれば、実施の形態 1 と同様の効果が得られる。

#### 【 0 0 3 2 】

実施の形態 4 .

図 7 は本発明の実施の形態 4 によるスイッチング素子として T F T を搭載した液晶表示装置の T F T アレイ基板を示す概略平面図、図 8 は図 7 の B - B 線に沿った断面図である。なお以下の説明では、液晶表示装置として反射型液晶表示装置およびその製造方法について説明する。

図において、5 a は半導体層 5 形成と同時に形成された島状の半導体膜（アモルファスシリコン膜）、6 a はオーミックコンタクト層 6 形成と同時に形成された島状の低抵抗アモルファスシリコン膜である。なお、図 1 および図 2 と同一部分には同符号を付し説明を省略する。

#### 【 0 0 3 3 】

次に、本実施の形態による反射型液晶表示装置の T F T アレイ基板の製造方法について説明する。

まず、ガラス基板等の透明絶縁性基板 1 a の表面に実施の形態 1 と同様の方法によりゲ

ート電極配線 2、ゲート電極 2 a および共通電極配線 3 を形成する。

次に、プラズマ CVD 法等を用いてゲート絶縁膜 4 となるシリコン窒化膜、アモルファスシリコン膜、不純物がドーパされた低抵抗アモルファスシリコン膜を順次成膜した後、フォトリソグラフィ法により形成したレジストを用いてアモルファスシリコン膜および低抵抗アモルファスシリコン膜をパターニングし、半導体層 5 およびオーミックコンタクト層 6 を形成する。このとき、コンタクトホール 1 2 およびゲート電極配線 2、ソース電極配線 7 の形成領域以外の画素領域内にもアモルファスシリコン膜 5 a および低抵抗アモルファスシリコン膜 6 a が島状に残される。

なお、島状に形成されるアモルファスシリコン膜 5 a および低抵抗アモルファスシリコン膜 6 a は、図 9 に示すように、ドレイン電極 8 等不透明な金属膜が形成されていない透明な領域のみに形成してもよい。

#### 【0034】

次に、スパッタ法による成膜およびフォトリソグラフィ法によるパターニングを行い、オーミックコンタクト層 6 上にソース電極配線 7、ソース電極 7 a およびドレイン電極 8 を形成すると共に、ソース電極 7 a とドレイン電極 8 に覆われていない部分の低抵抗アモルファスシリコン膜 6 a をエッチングし、チャンネル部 9 を形成して T F T を構成する。このとき、ドレイン電極 8 形成領域以外の低抵抗アモルファスシリコン膜 6 a はエッチングされるため、ドレイン電極 8 の下層にはアモルファスシリコン膜 5 a と低抵抗アモルファスシリコン膜 6 a が存在するが、その他の画素領域内にはアモルファスシリコン膜 5 a のみが残される。

#### 【0035】

その後、実施の形態 1 と同様の方法により、パッシベーション膜 1 0、層間絶縁膜 1 1、コンタクトホール 1 2 および反射画素電極 1 3 を形成して T F T アレイ基板を構成し、この T F T アレイ基板と対向基板に配向膜を形成後対向させ、この間に液晶材料を注入することにより反射型液晶表示素子を構成する。

なお、層間絶縁膜 1 1 を構成する感光性樹脂の露光時、感光性樹脂の表面に凹凸形状を形成する画素領域内には、前工程においてアモルファスシリコン膜 5 a が形成されて UV 光に対して不透過となっているため、基板裏面の基板ホルダーからの反射光が抑制され、感光性樹脂に反射光等の不適当な光による感光が生じない。

本実施の形態によっても、従来プロセスを変更することなく実施の形態 1 と同様の効果が得られる。

#### 【0036】

##### 【発明の効果】

以上のように、この発明によれば、T F T アレイ基板の T F T や電極配線上に形成される表面を平坦化する感光性樹脂からなる層間絶縁膜の露光時において、少なくとも上層に形成される反射画素電極の反射特性を向上させるために設けられる凹凸が形成される領域を UV 光に対して不透過な状態とすることにより、感光性樹脂の露光時に感光性樹脂に吸収されなかった UV 光が基板を透過することがなく、感光性樹脂に基板裏面の基板ホルダーからの反射光等の不適当な光による感光が生じないため、層間絶縁膜表面には適性な凹凸が形成され、この適性な凹凸が反射画素電極に転写されて良好な反射特性を有した表示品質の高い液晶表示装置を高歩留りで得ることができる。

##### 【図面の簡単な説明】

【図 1】 この発明の実施の形態 1 による液晶表示装置の T F T アレイ基板を示す概略平面図である。

【図 2】 この発明の実施の形態 1 による液晶表示装置の T F T アレイ基板の製造工程を示す断面図である。

【図 3】 アモルファスシリコン膜の膜厚と紫外線透過率の関係を示す図である。

【図 4】 この発明の実施の形態 1 による他の液晶表示装置の T F T アレイ基板の一部を示す断面図である。

【図 5】 この発明の実施の形態 2 による液晶表示装置の T F T アレイ基板を説明す

るための平面図である。

【図 6】 この発明の実施の形態 3 による液晶表示装置の T F T アレイ基板の製造工程を示す断面図である。

【図 7】 この発明の実施の形態 4 による液晶表示装置の T F T アレイ基板を示す概略平面図である。

【図 8】 この発明の実施の形態 4 による液晶表示装置の T F T アレイ基板の製造工程を示す断面図である。

【図 9】 この発明の実施の形態 4 による他の液晶表示装置の T F T アレイ基板を示す概略平面図である。

【符号の説明】

- 1 絶縁性基板、1 a 透明絶縁性基板、1 b U V 吸収膜、
- 1 c 絶縁層、2 ゲート電極配線、2 a ゲート電極、3 共通電極配線、
- 4 ゲート絶縁膜、5 半導体層、5 a アモルファスシリコン膜、
- 6 オーミックコンタクト層、6 a 低抵抗アモルファスシリコン膜、
- 7 ソース電極配線、7 a ソース電極、8 ドレイン電極、
- 9 チャネル部、10 パッシベーション膜、11 層間絶縁膜、
- 12 コンタクトホール、13 反射画素電極、14 表示部、
- 15 端子部、17 マスク、18 U V カットフィルム。