



**URZĄD
PATENTOWY
PRL**

Patent tymczasowy dodatkowy
do patentu nr _____

Int. Cl.³ H01H 43/00

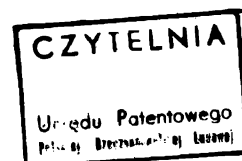
Zgłoszono: 02.06.82

(P. 236756)

Pierwszeństwo: _____

Zgłoszenie ogłoszono: 28.03.83

Opis patentowy opublikowano: 30.03.1985



Twórca wynalazku: Narcyz Klatka

Uprawniony z patentu tymczasowego: Wyższa Szkoła Marynarki Wojennej
im. Bohaterów Westerplatte,
Gdynia (Polska)

Elektroniczny układ zwłoczny zwłaszcza do wyłączników oświetlenia

Przedmiotem wynalazku jest elektroniczny układ zwłoczny zwłaszcza do wyłączników oświetlenia klatek schodowych. Znane są urządzenia elektromechaniczne, w których czas zwłoki jest regulowany za pomocą silnika elektrycznego sprzężonego z zespołem krzywek i zestyków włączających względnie wyłączających urządzenia elektryczne, jak również urządzenia elektroniczne, w których czas zwłoki jest regulowany przez integratory połączone z układami elektronicznymi stanowiącymi włączniki urządzeń.

Istotę wynalazku stanowi elektroniczny układ zwłoczny o regulowanym czasie działania. Jako element zwłoczny o regulowanym czasie działania zastosowano integrator elektrochemiczny sterowany przyciskiem. Integrator jest włączony szeregowo do źródła napięcia zasilającego przez obwód ładowania zbudowany z diody, tyrystora i oporu ograniczającego. Równolegle do obwodu ładowania jest włączony szeregowy obwód rozładowania złożony z diody i oporu. Bramka tyrystora jest szeregowo podłączona do fazy napięcia zasilającego przez równoległy mostek RC, opór i przycisk. Pomiędzy bramką i katodą tyrystora jest włączony opór. Równolegle do integratora jest podłączony bazą i emiterem tranzystor, którego kolektor i emiter stanowią wyjście układu, a baza dołączona jest do połączenia oporów gałęzi równoległych.

Przedmiot wynalazku w przykładzie wykonania jest pokazany na rysunku, na którym przedstawiono integrator elektrochemiczny J połączony szeregowo ze źródłem napięcia zasilającego przez obwód ładowania zbudowany z diody D_1 , tyrystora Ty i oporu ograniczającego R_4 . Równolegle do obwodu ładowania jest podłączony obwód rozładowania złożony z diody D_2 i oporu R_5 . Bramka tyrystora jest podłączona do fazy napięcia zasilającego przez szeregowy obwód złożony z równoległego mostka R_2 C, oporu R_1 i przycisku P. Pomiędzy bramką a katodą tyrystora jest włączony opór R_3 . Równolegle do integratora emiterem i bazą jest podłączony tranzystor T, którego emiter i kolektor stanowią wyjście układu. W czasie zwarcia styków przycisku ładuje się integrator, którego stan naładowania zależy od ilości naciśnień przycisku. Podczas rozładowywania integratora brak jest sygnału na wyjściu układu, co jest równoznaczne z włączeniem oświetlenia.

Z a s t r z e ż e n i e p a t e n t o w e

Elektroniczny układ zwłoczny zwłaszcza do wyłączników oświetlenia, zawierający integrator oraz układ włączania urządzenia, z n a m i e n n y t y m, że posiada równoległe połączone dwa szeregowe obwody, ładowania integratora (J) złożony z diody (D_1), tyrystora (T_y) z włączonym między bramką a katodą oporem (R_3) i oporu (R_4) oraz rozładowania integratora złożony z diody (D_2) i oporu (R_5), natomiast bramka tyrystora jest szeregowo połączona do fazy napięcia przez równoległy mostek (R_2) (C), opór (R_1) i przycisk (P), a równoległe do integratora jest podłączony bazą i emiterem tranzystor (T), którego kolektor i emiter stanowią wyjście układu, a baza dołączona jest do połączenia oporów (R_4) i (R_5).

