

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7185049号
(P7185049)

(45)発行日 令和4年12月6日(2022.12.6)

(24)登録日 令和4年11月28日(2022.11.28)

(51)国際特許分類

F I

H 0 4 N	19/12 (2014.01)	H 0 4 N	19/12
H 0 4 N	19/176 (2014.01)	H 0 4 N	19/176
H 0 4 N	19/136 (2014.01)	H 0 4 N	19/136
H 0 4 N	19/70 (2014.01)	H 0 4 N	19/70

請求項の数 11 (全64頁)

(21)出願番号	特願2021-537157(P2021-537157)	(73)特許権者	520353802
(86)(22)出願日	令和2年4月3日(2020.4.3)		テンセント・アメリカ・エルエルシー
(65)公表番号	特表2022-515813(P2022-515813		アメリカ合衆国 9 4 3 0 6 カリフォル
	A)		ニア州 パロアルト パーク・ブルヴァ
(43)公表日	令和4年2月22日(2022.2.22)		ード 2 7 4 7
(86)国際出願番号	PCT/US2020/026578	(74)代理人	100110364
(87)国際公開番号	WO2020/206254		弁理士 実広 信哉
(87)国際公開日	令和2年10月8日(2020.10.8)		100150197
審査請求日	令和3年6月24日(2021.6.24)		弁理士 松尾 直樹
(31)優先権主張番号	62/829,435	(72)発明者	シン・ジャオ
(32)優先日	平成31年4月4日(2019.4.4)		アメリカ合衆国・カリフォルニア・ 9 4
(33)優先権主張国・地域又は機関	米国(US)		3 0 6 ・ パロ・アルト・パーク・ブル
(31)優先権主張番号	16/838,755	(72)発明者	バード・ 2 7 4 7
(32)優先日	令和2年4月2日(2020.4.2)		シアン・リ
	最終頁に続く		アメリカ合衆国・カリフォルニア・ 9 4
			最終頁に続く

(54)【発明の名称】 ビデオ符号化及び復号するための方法、装置及びコンピュータ・プログラム

(57)【特許請求の範囲】

【請求項1】

符号化ビデオビットストリームから符号化ユニット(CU)の符号化情報を復号するステップであって、前記符号化情報は、前記CUにおける第1の符号化ブロック(CB)の非ゼロ変換係数の最後の位置を示す、ステップと、

前記最後の位置に基づいて、前記符号化情報において二次変換インデックスがシグナリングされるかどうかを判定するステップと、

前記符号化情報において前記二次変換インデックスがシグナリングされると判定されるかどうかに基づいて、前記CUにおける第2のCBに対して二次変換を実行するかどうかを判定するステップと、

前記二次変換が実行されると判定されたことに応答して、前記第2のCBに対して前記二次変換を実行し、前記第2のCBを再構築するステップと、

前記二次変換が実行されないと判定されたことに応答して、前記第2のCBに対して前記二次変換を実行することなく前記第2のCBを再構築するステップと、

を含む、復号器が実行するビデオ復号のための方法。

【請求項2】

前記第1のCBは前記第2のCBであり、または、前記第1のCBは前記第2のCBとは異なる、
請求項1に記載の方法。

【請求項3】

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、

前記最後の位置の水平成分が第1の閾値未満であり、前記最後の位置の垂直成分が第2の閾値未満であるかどうかを判定するステップと、

前記水平成分が前記第1の閾値未満であると判定され、前記垂直成分が前記第2の閾値未満であると判定されたことに応答して、前記符号化情報において前記二次変換インデックスがシグナリングされていないと判定するステップと、をさらに含む、請求項1に記載の方法。

【請求項4】

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、

前記最後の位置の水平成分と垂直成分との和が閾値未満であるかどうかを判定するステップと、

10

前記和が前記閾値未満であると判定されたことに応答して、前記符号化情報において前記二次変換インデックスがシグナリングされていないと判定するステップと、をさらに含む、請求項1に記載の方法。

【請求項5】

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、

前記最後の位置の(i)水平成分および(ii)垂直成分のうちの最小成分が閾値未満であるかどうかを判定するステップと、

前記最小成分が前記閾値未満であると判定されたことに応答して、前記符号化情報において前記二次変換インデックスがシグナリングされていないと判定するステップと、をさらに含む、請求項1に記載の方法。

20

【請求項6】

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、

前記最後の位置の(i)水平成分および(ii)垂直成分のうちの最大成分が閾値未満であるかどうかを判定するステップと、

前記最大成分が前記閾値未満であると判定されたことに応答して、前記符号化情報において前記二次変換インデックスがシグナリングされていないと判定するステップと、をさらに含む、請求項1に記載の方法。

【請求項7】

前記第1のCBは輝度ブロックであり、

前記最後の位置は前記輝度ブロックの最後の輝度位置であり、

30

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、前記最後の輝度位置に基づいて前記二次変換インデックスがシグナリングされるかどうかを判定するステップをさらに含む、

請求項1に記載の方法。

【請求項8】

前記第1のCBは輝度ブロックであり、

前記最後の位置は前記輝度ブロックの最後の輝度位置であり、

前記CUIは彩度ブロックをさらに含み、

前記符号化情報は前記彩度ブロックについての非ゼロ変換係数の最後の彩度位置をさらに示し、

40

前記二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、前記最後の輝度位置および前記最後の彩度位置に基づいて前記二次変換インデックスがシグナリングされるかどうかを判定するステップをさらに含む、

請求項1に記載の方法。

【請求項9】

前記最後の位置に基づいて、前記符号化情報において二次変換インデックスがシグナリングされるかどうかを判定する前記ステップは、

非ゼロ変換係数の前記最後の位置が、前記CUIにおける前記第1のCBがゼロ係数のみを有すること、または、前記CUIにおける前記第1のCBが前記最後の係数位置に1つの非ゼロ係数のみを有することを示すかどうかに基づいて、前記符号化情報において二次変換インデ

50

ツクスがシグナリングされるかどうかを判定するステップであって、非ゼロ変換係数の前記最後の位置が、前記CUにおける前記第1のCBがゼロ係数のみを有すること、または、前記CUにおける前記第1のCBが前記最後の係数位置に1つの非ゼロ係数のみを有することを示すことに応答して、前記符号化情報において前記二次変換インデックスがシグナリングされないと判定される、ステップを含む、請求項1～8のいずれか一項に記載の方法。

【請求項10】

請求項1～9のいずれか一項に記載の方法を実行するように構成されている処理回路を備える、ビデオ復号のための装置。

【請求項11】

コンピュータに、請求項1～9のいずれか一項に記載の方法を実行させる命令を含むプログラム。

10

【発明の詳細な説明】

【技術分野】

【0001】

関連出願の相互参照

本出願は、2019年4月4日に出願された米国仮出願第62/829,435号「Modifications on the Secondary Transform」に対する優先権の利益を主張する、2020年4月2日に出願された米国特許出願第16/838,755号「Method and Apparatus for Video Coding」に対する優先権の利益を主張する。先行出願の開示全体は、参照によりその全体が本明細書に組み込まれる。

20

【0002】

本開示は、ビデオ符号化に一般的に関連する実施形態を説明する。

【背景技術】

【0003】

本明細書で提供される背景技術の説明は、本開示の文脈を一般的に提示することを目的としている。本発明者らの研究は、この背景技術の項に記載されている限りにおいて、ならびに出願時に先行技術として認められない可能性がある説明の態様は、本開示に対する先行技術として明示的にも暗示的にも認められない。

【0004】

ビデオ符号化および復号は、動作補償を伴うインター画像予測を使用して実行することができる。非圧縮デジタルビデオは一連の画像を含み得、各画像は、例えば 1920×1080 の輝度サンプルと関連するクロミナンスサンプルとの空間次元を有している。一連の画像は、例えば毎秒60画像すなわち60 Hzの固定または可変の画像速度（非公式にはフレームレートとも呼ばれる）を有し得る。非圧縮ビデオには、重要なビットレート要件がある。例えば、サンプルあたり8ビットの1080p60 4:2:0ビデオ（60 Hzのフレームレートにおける 1920×1080 輝度サンプル解像度）には、1.5 Gbit/sに近い帯域幅が必要である。このようなビデオを1時間使用するには、600 GBを超える記憶領域が必要である。

30

【0005】

ビデオ符号化と復号の1つの目的は、圧縮によって入力ビデオ信号の冗長性を減らすことであり得る。圧縮は、前述の帯域幅または記憶領域の要件を、場合によっては2桁以上削減するのに役立ち得る。可逆圧縮と非可逆圧縮の両方、およびそれらの組み合わせを使用できる。可逆圧縮とは、圧縮された元の信号から元の信号の正確な複製を再構築できる手法を指す。非可逆圧縮を使用する場合、再構築された信号は元の信号と同一ではない可能性があるが、元の信号と再構築された信号との間の歪みは十分に小さいため、再構築された信号は目的の用途に役立つ。ビデオの場合、非可逆圧縮が広く採用されている。許容される歪みの量は用途によって異なる。例えば、特定の消費者ストリーミング用途のユーザは、テレビ配信用途のユーザよりも高い歪みを許容し得る。達成可能な圧縮率は、より高い許容／許容歪みにより、より高い圧縮率が得られることを反映し得る。

40

【0006】

ビデオ符号化器および復号器は、例えば、動作補償、変換、量子化、エントロピー符号

50

化など、いくつかの広範なカテゴリの手法を利用できる。

【0007】

ビデオ符号化技術は、イントラ符号化として知られる技術を含むことができる。イントラ符号化では、サンプルまたは以前に再構築された参照画像からの他のデータを参照せずにサンプル値が表される。いくつかのビデオ符号化では、画像は空間的にサンプルのブロックに細分化される。サンプルのすべてのブロックがイントラモードで符号化される場合、その画像は、イントラ画像であり得る。イントラ画像および独立した復号器リフレッシュ画像などのそれらの派生は、復号器状態をリセットするために使用することができ、したがって、符号化ビデオビットストリームおよびビデオセッション内の第1の画像として、または静止画像として使用することができる。イントラブロックのサンプルは、変換にさらされる場合があり、変換係数は、エントロピー符号化の前に量子化され得る。イントラ予測は、変換前領域におけるサンプル値を最小化する技術であり得る。場合によっては、変換後のDC値が小さいほど、およびAC係数が小さいほど、エントロピー符号化後のブロックを表すために所与の量子化ステップサイズで必要とされるビットが少なくなる。

10

【0008】

例えばMPEG - 2生成符号化技術から知られているような従来のイントラ符号化は、イントラ予測を使用しない。しかしながら、いくつかのより新しいビデオ圧縮技術は、例えば、周囲のサンプルデータおよび/または空間的に隣接し、復号順序で先行するデータのブロックの符号化/復号中に取得されたメタデータから試行する技術を含む。そのような技法は、以後「イントラ予測」技法と呼ばれる。少なくともいくつかの場合において、イントラ予測は、再構築中の現在の画像からの参照データのみを使用し、参照画像からの参照データは使用しないことに留意されたい。

20

【0009】

イントラ予測には多くの異なる形態があり得る。そのような技法のうちの2つ以上が所与のビデオ符号化技術において使用され得る場合、使用中の技法はイントラ予測モードで符号化され得る。ある場合には、モードはサブモードおよび/またはパラメータを有することができ、それらは個別に符号化されるかまたはモード符号語に含まれ得る。所与のモード/サブモード/パラメータの組み合わせにどの符号語を使用するかは、イントラ予測を介して符号化効率の利得に影響を与える可能性があり、そのため、符号語をビットストリームに変換するために使用されるエントロピー符号化技術も影響を与える。

30

【0010】

イントラ予測の特定のモードは、H.264で導入され、H.265で改良され、共同探索モデル (JEM)、汎用ビデオ符号化 (VVC)、およびベンチマークセット (BMS) などの新しい符号化技術でさらに改良された。予測器ブロックは、既に利用可能なサンプルに属する隣接サンプル値を使用して形成することができる。隣接サンプルのサンプル値は、方向に従って予測器ブロックにコピーされる。使用中の方向への参照は、ビットストリーム内で符号化され得るか、またはそれ自体が予測され得る。

【0011】

図1Aを参照すると、右下に示されているのは、H.265の33個の可能な予測器方向 (35個のイントラモードのうちの33個の角度モードに対応する) から知られている9つの予測器方向のサブセットである。矢印が収束する点 (101) は、予測対象のサンプルを表す。矢印は、サンプルが予測されている方向を表す。例えば、矢印 (102) は、サンプル (101) が水平から45度の角度で右上のサンプルから予測されることを示す。同様に、矢印 (103) は、サンプル (101) が水平から22.5度の角度で、サンプル (101) の左下のサンプルから予測されることを示す。

40

【0012】

さらに図1Aを参照すると、左上には、 4×4 サンプル (破線の太字で示されている) の正方形ブロック (104) が示されている。正方形ブロック (104) は、各々が「S」で標識された16個のサンプルと、Y次元におけるその位置 (例えば、行インデックス) と、X次元におけるその位置 (例えば、列インデックス) とを含む。例えば、サンプルS21は、Y次

50

元の（上から）2番目のサンプルであり、X次元の（左から）1番目のサンプルである。同様に、サンプルS44は、ブロック（104）におけるY次元およびX次元の両方の4番目のサンプルである。ブロックのサイズは 4×4 サンプルであるため、S44は右下にある。同様の番号付け方式に従う参照サンプルをさらに示す。参照サンプルは、ブロック（104）に対して、R、そのY位置（例えば、行インデックス）およびX位置（列インデックス）でラベル付けされる。H.264およびH.265の両方において、予測サンプルは、再構築中のブロックに隣接する。したがって、負の値を使用する必要はない。

【0013】

イントラ画像予測は、シグナリングされた予測方向によって適切にされるように、隣接サンプルからの参照サンプル値をコピーすることによって機能することができる。例えば、符号化ビデオビットストリームが、このブロックについて、矢印（102）と一致する予測方向を示すシグナリングを含む、すなわち、水平から45度の角度で右上の予測サンプル（単数または複数）からサンプルが予測されると仮定する。その場合、同じ参照サンプルR05からサンプルS41、S32、S23、S14が予測される。そして、参照サンプルR08からサンプルS44が予測される。

【0014】

特定の場合、特に、方向が45度で均等に割り切れない場合には、参照サンプルを計算するために、例えば補間によって複数の参照サンプルの値を組み合わせることができる。

【0015】

可能な方向の数は、ビデオ符号化技術が発展するにつれて増加している。H.264（2003年）では、9つの異なる方向を表すことができた。これは、H.265（2013年）では33に増加し、JEM/VVC/BMSは、本開示の時点で、最大65個の方向をサポートすることができる。最も可能性の高い方向を識別するために実験が行われており、エントロピー符号化における特定の技術は、それらの可能性の高い方向を少数のビットで表すために使用され、可能性の低い方向に対して特定のペナルティを受け入れる。さらに、方向自体は、隣接する既に復号されたブロックで使用される隣接する方向から予測できる場合がある。

【0016】

図1Bは、経時的に増加する予測方向の数を示すためにJEMによる65個のイントラ予測方向を示す概略図（180）を示す。

【0017】

方向を表す符号化ビデオビットストリーム内のイントラ予測方向ビットのマッピングは、ビデオ符号化技術間で異なり得、例えば、予測方向の単純な直接マッピングからイントラ予測モード、符号語、最も可能性の高いモードを含む複雑な適応方式、および同様の技術に及び得る。しかしながら、すべての場合において、ビデオコンテンツにおいて特定の他の方向よりも統計的に発生する可能性が低い特定の方向が存在し得る。ビデオ圧縮の目的は冗長性の低減であるため、うまく機能するビデオ符号化技術では、それらの可能性の低い方向は、可能性の高い方向よりも多くのビット数で表される。

【0018】

ビデオ符号化および復号は、動作補償を伴うインター画像予測を使用して実行することができる。動作補償は非可逆圧縮技術とすることができる、以前に再構築された画像またはその一部（参照画像）からのサンプルデータのブロックが、動きベクトル（以降、MV）によって示される方向に空間的にシフトされた後、新たに再構築された画像または画像部分の予測に使用される技術に関することができる。場合によっては、参照画像は、現在再構築中の画像と同じであり得る。MVは、2つの次元XおよびY、または3つの次元を有することができ、第3の次元は、使用中の参照画像の表示である（後者は、間接的に、時間次元とすることができます）。

【0019】

いくつかのビデオ圧縮技術では、サンプルデータの特定の領域に適用可能なMVは、他のMVから、例えば再構築中の領域に空間的に隣接し、復号順でそのMVに先行するサンプルデータの別の領域に関連するMVから予測することができる。そうすることにより、MV

10

20

30

40

50

の符号化に必要なデータ量を実質的に削減することができ、それによって冗長性が排除され、圧縮が増加する。MV予測は、例えば、カメラ（自然ビデオとして知られている）から導出された入力ビデオ信号を符号化するとき、単一のMVが適用可能な領域よりも大きい領域が同様の方向に移動する統計的尤度があり、したがって、場合によっては、隣接領域のMVから導出された同様の動きベクトルを使用して予測することができるため、効率的に機能することができる。これにより、所与の領域について見つかったMVは、周囲のMVから予測されたMVと類似または同じになり、エントロピー符号化後に、MVを直接符号化する場合に使用されるよりも少ないビット数で表すことができる。場合によっては、MV予測は、元の信号（すなわち、サンプルストリーム）から導出された信号（すなわち、MV）の可逆圧縮の一例とすることができます。他の場合では、例えば、いくつかの周囲のMVから予測器を計算するときの丸め誤差のために、MV予測自体が非可逆であり得る。

【0020】

H.265 / HEVC (ITU-T Rec. H.265、「High Efficiency Video Coding」、2016年12月)には様々なMV予測メカニズムが記載されている。ここでは、H.265が提供する多くのMV予測メカニズムのうち、「空間マージ」と呼ばれる技術について説明する。

【0021】

図2を参照すると、現在のブロック(201)は、空間的にシフトされた同じサイズの前のブロックから予測可能であるように動き探索処理中に符号化器によって見つけられたサンプルを含む。そのMVを直接符号化する代わりに、MVは、A0、A1、およびB0、B1、B2(それぞれ202から206)で示される5つの周囲サンプルのいずれか1つに関連付けられたMVを使用して、1つまたはそれ以上の参照画像に関連付けられたメタデータから、例えば(復号順序において)最新の参照画像から導出することができる。H.265では、MV予測は、隣接ブロックが使用しているのと同じ参照画像からの予測器を使用することができる。

【発明の概要】

【課題を解決するための手段】

【0022】

本開示の態様は、ビデオ符号化/復号のための方法および装置を提供する。いくつかの例では、ビデオ復号のための装置は処理回路を含む。処理回路は、符号化ビデオビットストリームから符号化ユニット(CU)の符号化情報を復号することができる。符号化情報は、CUの第1の符号化ブロック(CB)の非ゼロ変換係数の最後の位置を示すことができる。処理回路は、最後の位置に基づいて、符号化情報において二次変換インデックスがシグナリングされるかどうかを判定することができる。処理回路は、符号化情報において二次変換インデックスがシグナリングされると判定されるかどうかに基づいて、第2のCBに対して二次変換を実行するかどうかを判定することができる。二次変換が実行されると判定されたことに応答して、処理回路は、第2のCBに対して二次変換を実行し、第2のCBを再構築することができる。二次変換が実行されないと判定されたことに応答して、処理回路は、第2のCBに対して二次変換を実行することなく第2のCBを再構築することができる。

【0023】

一実施形態では、処理回路は、最後の位置の水平成分が第1の閾値未満であり、最後の位置の垂直成分が第2の閾値未満であるかどうかを判定することができる。水平成分が第1の閾値未満であると判定され、垂直成分が第2の閾値未満であると判定されたことに応答して、処理回路は、符号化情報において二次変換インデックスがシグナリングされていないと判定することができる。

【0024】

一実施形態では、処理回路は、最後の位置の水平成分と垂直成分との和が閾値未満であるかどうかを判定することができる。和が閾値未満であると判定されたことに応答して、処理回路は、符号化情報において二次変換インデックスがシグナリングされていないと判定することができる。

【0025】

10

20

30

40

50

一実施形態では、処理回路は、最後の位置の(i)水平成分および(ii)垂直成分のうちの最小成分が閾値未満であるかどうかを判定することができる。最小成分が閾値未満であると判定されたことに応答して、処理回路は、符号化情報において二次変換インデックスがシグナリングされていないと判定することができる。

【0026】

一実施形態では、処理回路は、最後の位置の(i)水平成分および(ii)垂直成分のうちの最大成分が閾値未満であるかどうかを判定することができる。最大成分が閾値未満であると判定されたことに応答して、処理回路は、符号化情報において二次変換インデックスがシグナリングされていないと判定することができる。

【0027】

一実施形態では、第1のCBは輝度ブロックである。最後の位置は、輝度ブロックの最後の輝度位置である。処理回路は、最後の輝度位置に基づいて二次変換インデックスがシグナリングされるかどうかを判定することができる。

【0028】

一実施形態では、第1のCBは輝度ブロックである。最後の位置は、輝度ブロックの最後の輝度位置である。CUは、彩度ブロックをさらに含む。符号化情報は、彩度ブロックの非ゼロ変換係数の最後の彩度位置をさらに示す。処理回路は、最後の輝度位置および最後の彩度位置に基づいて二次変換インデックスがシグナリングされるかどうかを判定することができる。

【0029】

いくつかの例では、ビデオ復号のための装置は処理回路を含む。処理回路は、符号化ビデオビットストリームから符号化ユニット(CU)の符号化情報を復号することができる。符号化情報は、CUのサイズを示すことができる。処理回路は、CUのサイズおよびCUサイズ閾値に基づいて、二次変換が許可されるかどうかを判定することができ、CUのサイズがCUサイズ閾値以下である場合、二次変換は許可されると判定され、CUのサイズがCUサイズ閾値よりも大きい場合、二次変換は許可されないと判定される。

【0030】

一実施形態では、CUサイズ閾値は、CU内の変換ユニットの最大サイズである。

【0031】

一実施形態では、CUのサイズがCUサイズ閾値以下である場合、処理回路は、CU内の少なくとも1つのCBの非ゼロ変換係数の数を判定することができ、少なくとも1つのCBの各々のサイズは第1の閾値以上である。非ゼロ変換係数の数が第2の閾値未満であることに応答して、処理回路は、符号化情報において二次変換インデックスがシグナリングされていないと判定することができる。一例では、符号化情報は、CUの色フォーマットがYUV 4:2:0であることを示す。CUは、輝度ブロックおよび2つの彩度ブロックを含む。処理回路は、輝度ブロックの第1の寸法が4であり、輝度ブロックの第2の寸法がNであるかどうかを判定することができ、Nは4以上である。第1および第2の寸法がそれぞれ4およびNであると判定されたことに応答して、処理回路は、少なくとも1つのCBが輝度ブロックである輝度ブロックのみから非ゼロ変換係数の数を判定することができる。

【0032】

一実施形態では、符号化情報は、CUの色フォーマットがYUV 4:2:2であることを示す。CUは、輝度ブロックおよび2つの彩度ブロックを含む。処理回路は、輝度ブロックのサイズが $4 \times N$ であるかどうかを判定することができ、Nは4以上である。輝度ブロックのサイズが $4 \times N$ であると判定されたことに応答して(Nおよび4はそれぞれ輝度ブロックの高さおよび幅である)、処理回路は、輝度ブロックのみから非ゼロ変換係数の数を判定することができる。少なくとも1つのCBは輝度ブロックである。

【0033】

本開示の態様はまた、ビデオ復号のためにコンピュータによって実行されると、コンピュータにビデオ復号のための方法のいずれかを実行させる命令を記憶する非一時的コンピュータ可読媒体を提供する。

10

20

30

40

50

【0034】

開示される主題のさらなる特徴、性質、および様々な利点は、以下の詳細な説明および添付の図面からより明らかになるであろう。

【図面の簡単な説明】

【0035】

【図1A】イントラ予測モードの例示的なサブセットの概略図である。

【図1B】例示的なイントラ予測方向の図である。

【図2】一例における現在のブロックおよびその周囲の空間マージ候補の概略図である。

【図3】一実施形態による通信システム(300)の簡略化されたブロック図の概略図である。

10

【図4】一実施形態による通信システム(400)の簡略化されたブロック図の概略図である。

【図5】一実施形態による復号器の簡略化されたブロック図の概略図である。

【図6】一実施形態による符号化器の簡略化されたブロック図の概略図である。

【図7】別の実施形態による符号化器のブロック図である。

【図8】別の実施形態による復号器のブロック図である。

【図9】一実施形態による変換ユニット構文の一例を示す図である。

【図10A】一実施形態による残差符号化構文の一例を示す。

【図10B】一実施形態による残差符号化構文の一例を示す。

【図10C】一実施形態による残差符号化構文の一例を示す。

20

【図11A】一実施形態による一次変換の例を示す。

【図11B】一実施形態による一次変換の例を示す。

【図12A】一実施形態による変換処理の一例を示す。

【図12B】一実施形態による変換処理の一例を示す。

【図12C】一実施形態による変換処理の一例を示す。

【図12D】一実施形態による変換処理の一例を示す。

【図12E】一実施形態による変換処理の一例を示す。

【図13】例示的な変換符号化処理(1300)を示す。

【図14】例示的な変換符号化処理(1400)を示す。

【図15A】縮小順変換の例示的な処理(1501)および縮小逆変換の例示的な処理(1502)を示す。

30

【図15B】いくつかの実施形態による縮小二次変換の例を示す。

【図15C】いくつかの実施形態による縮小二次変換の例を示す。

【図15D】例示的な変換セット選択可能(1550)を示す。

【図16A】一実施形態に係る例示的なイントラ予測方向およびイントラ予測モードの図を示す。

【図16B】一実施形態に係る例示的なイントラ予測方向および対応するイントラ予測モードの図を示す。

【図17】一実施形態による、符号化ブロック(1710)用の4本の参照ラインの一例を示す。

40

【図18】一実施形態による、いくつかのサブパーティションをブロックサイズと関連付ける表を示す図である。

【図19】サイズが 4×8 または 8×4 のブロックのサブパーティションの一例を示す。

【図20】 4×8 および 8×4 よりも大きいサイズを有するブロックのサブパーティションの別の例を示す。

【図21A】異なるYUVフォーマットの例を示す。

【図21B】異なるYUVフォーマットの例を示す。

【図21C】異なるYUVフォーマットの例を示す。

【図21D】異なるYUVフォーマットの例を示す。

【図22】一実施形態による処理(2200)の概要を示すフローチャートを示す。

50

【図23】一実施形態による処理(2300)の概要を示すフローチャートを示す。

【図24】一実施形態によるコンピュータシステムの概略図である。

【発明を実施するための形態】

【0036】

図3は、本開示の実施形態による通信システム(300)の簡略化されたブロック図を示す。通信システム(300)は、例えばネットワーク(350)を介して互いに通信可能な複数の端末機器を含む。例えば、通信システム(300)は、ネットワーク(350)を介して相互接続された端末機器の第1の対(310)および(320)を含む。図3の例では、端末機器の第1の対(310)および(320)は、データの一方向の送信を実行する。例えば、端末機器(310)は、ネットワーク(350)を介して他の端末機器(320)に送信するためビデオデータ(例えば、端末機器(310)によって取り込まれたビデオ画像のストリーム)を符号化することができる。符号化されたビデオデータは、1つまたはそれ以上の符号化ビデオビットストリームの形態で送信することができる。端末機器(320)は、ネットワーク(350)から符号化ビデオデータを受信し、符号化ビデオデータを復号してビデオ画像を復元し、復元されたビデオデータに従ってビデオ画像を表示することができる。一方向のデータ送信は、メディアサービング用途などでは一般的であり得る。

【0037】

別の例では、通信システム(300)は、例えばビデオ会議中に発生する可能性がある符号化ビデオデータの双方向送信を実行する端末機器(330)および(340)の第2の対を含む。データの双方向送信のために、一例では、端末機器(330)および(340)の各端末機器は、ネットワーク(350)を介して端末機器(330)および(340)の他方の端末機器に送信するためのビデオデータ(例えば、端末機器によって取り込まれたビデオ画像のストリーム)を符号化することができる。端末機器(330)および(340)の各端末機器はまた、端末機器(330)および(340)の他方の端末機器によって送信された符号化ビデオデータを受信することができ、符号化ビデオデータを復号してビデオ画像を復元することができ、復元されたビデオデータに従ってアクセス可能な表示装置にビデオ画像を表示することができる。

【0038】

図3の例では、端末機器(310)、(320)、(330)、および(340)は、サーバ、パーソナルコンピュータおよびスマートフォンとして示され得るが、本開示の原理はそのように限定されない。本開示の実施形態は、ラップトップコンピュータ、タブレットコンピュータ、メディアプレーヤ、および/または専用のビデオ会議機器での用途を見出す。ネットワーク(350)は、例えば有線(配線された)および/または無線通信ネットワークを含む、端末機器(310)、(320)、(330)、および(340)間で符号化ビデオデータを伝達する任意の数のネットワークを表す。通信ネットワーク(350)は、回路交換チャネルおよび/またはパケット交換チャネルでデータを交換することができる。代表的なネットワークには、通信ネットワーク、ローカル・エリア・ネットワーク、ワイド・エリア・ネットワークおよび/またはインターネットなどがある。本議論の目的のために、ネットワーク(350)のアーキテクチャおよびトポロジーは、以下に本明細書で説明されない限り、本開示の動作にとって重要ではない場合がある。

【0039】

図4は、開示された主題のための用途の例として、ストリーミング環境におけるビデオ符号化器およびビデオ復号器の配置を示す。開示された主題は、例えば、ビデオ会議、デジタルTV、CD、DVD、メモリスティックなどを含むデジタルメディアへの圧縮ビデオの格納などを含む他のビデオ対応用途に等しく適用可能であり得る。

【0040】

ストリーミングシステムは、例えば非圧縮のビデオサンプルストリーム(402)を作成する、例えばデジタルカメラなどのビデオソース(401)を含み得るキャプチャサブシステム(413)を含み得る。一例では、ビデオ画像のストリーム(402)は、デジタルカメラによって撮影されたサンプルを含む。符号化ビデオデータ(404)(または符号化ビデ

10

20

30

40

50

オビットストリーム)と比較して高いデータ量を強調するために太線として示されているビデオ画像のストリーム(402)は、ビデオソース(401)に結合されたビデオ符号化器(403)を含む電子機器(420)によって処理することができる。ビデオ符号化器(403)は、以下でより詳細に説明されるように、開示された主題の態様を可能にするまたは実装するためのハードウェア、ソフトウェア、またはそれらの組み合わせを含み得る。ビデオ画像ストリーム(402)と比較してデータ量が少ないと強調するために細い線で示された符号化されたビデオデータ(404)(または符号化されたビデオビットストリーム(404))は、将来の使用のためにストリーミングサーバ(405)に格納され得る。図4のクライアントサブシステム(406)および(408)などの1つまたはそれ以上のストリーミング・クライアント・サブシステムは、符号化されたビデオデータ(404)のコピー(407)および(409)を取得するために、ストリーミングサーバ(405)にアクセスすることができる。クライアントサブシステム(406)は、例えば電子機器(430)内のビデオ復号器(410)を含むことができる。ビデオ復号器(410)は、符号化されたビデオデータの入力コピー(407)を復号し、ディスプレイ(412)(例えば、表示画面)または他のレンダリング装置(図示せず)上にレンダリングすることができるビデオ画像の出力ストリーム(411)を作成する。いくつかのストリーミングシステムでは、符号化されたビデオデータ(404)、(407)、および(409)(例えば、ビデオビットストリーム)は、特定のビデオ符号化/圧縮規格に従って符号化することができる。これらの規格の例には、ITU-T勧告H.265が含まれる。一例では、開発中のビデオ符号化規格は、汎用ビデオ符号化(VVC)として非公式に知られている。開示された主題は、VVCの文脈で使用され得る。

【0041】

電子機器(420)および(430)は、他の構成要素(図示せず)を含むことができることに留意されたい。例えば、電子機器(420)はビデオ復号器(図示せず)を含むことができ、電子機器(430)はビデオ符号化器(図示せず)も含むことができる。

【0042】

図5は、本開示の実施形態によるビデオ復号器(510)のブロック図を示す。ビデオ復号器(510)は、電子機器(530)に含まれ得る。電子機器(530)は、受信機(531)(例えば、受信回路)を含むことができる。ビデオ復号器(510)は、図4の例のビデオ復号器(410)の代わりに使用することができる。

【0043】

受信機(531)は、ビデオ復号器(510)によって復号される1つまたはそれ以上の符号化ビデオシーケンスを受信することができ、同じまたは別の実施形態では、一度に1つの符号化ビデオシーケンスを受信でき、各符号化ビデオシーケンスの復号は、他の符号化ビデオシーケンスから独立している。符号化ビデオシーケンスは、符号化されたビデオデータを記憶する記憶装置へのハードウェア/ソフトウェアリンクであり得るチャネル(501)から受信され得る。受信機(531)は、それぞれの使用エンティティ(図示せず)に転送され得る他のデータ、例えば、符号化オーディオデータおよび/または補助データストリームとともに、符号化されたビデオデータを受信し得る。受信機(531)は、符号化ビデオシーケンスを他のデータから分離することができる。ネットワークジッタに対抗するために、受信機(531)とエントロピー復号器/パーサ(520)(以降、「パーサ(520)」)との間にバッファメモリ(515)が結合され得る。特定の用途では、バッファメモリ(515)は、ビデオ復号器(510)の一部である。他の場合には、ビデオ復号器(510)の外部にあってもよい(図示せず)。さらに他のものでは、例えばネットワークジッタに対抗するためにビデオ復号器(510)の外部にバッファメモリ(図示せず)があり、さらに例えば再生タイミングを処理するためにビデオ復号器(510)の内部に別のバッファメモリ(515)があり得る。受信機(531)が十分な帯域幅および制御性を有するストア/フォワード装置から、または等同期ネットワークからデータを受信している場合、バッファメモリ(515)は必要ないか、小さくてもよい。インターネットなどのベストエフオートパケットネットワークで使用するために、バッファメモリ(515)が必要とされて

もよく、比較的大きくてもよく、有利には適応サイズであってもよく、ビデオ復号器(510)の外部のオペレーティングシステムまたは同様の要素(図示せず)に少なくとも部分的に実装されてもよい。

【0044】

ビデオ復号器(510)は、符号化ビデオシーケンスからシンボル(521)を再構築するためのパーサ(520)を含み得る。これらのシンボルのカテゴリは、ビデオ復号器(510)の動作を管理するために使用される情報、および潜在的に、図5に示すように、電子機器(530)の不可欠な部分ではないが電子機器(530)に結合することができるレンダリング装置(512)(例えば、表示画面)などのレンダリング装置を制御するための情報を含む。レンダリング装置の制御情報は、補足拡張情報(SEIメッセージ)またはビデオユーザビリティ情報(VUI)パラメータセットフラグメント(図示せず)の形であり得る。パーサ(520)は、受信された符号化ビデオシーケンスを解析/エントロピー復号することができる。符号化ビデオシーケンスの符号化は、ビデオ符号化技術またはビデオ符号化規格に従うことができ、可変長符号化、ハフマン符号化、文脈依存性の有無にかかわらず算術符号化などを含む、様々な原理に従い得る。パーサ(520)は、グループに対応する少なくとも1つのパラメータに基づいて、ビデオ復号器内の画素のサブグループのうちの少なくとも1つのサブグループパラメータの組を、符号化ビデオシーケンスから抽出することができる。サブグループは、画像群(GOP)、画像、タイル、スライス、マクロブロック、符号化ユニット(CU)、ブロック、変換ユニット(TU)、予測ユニット(PU)などを含み得る。パーサ(520)はまた、変換係数、量子化パラメータ値、動きベクトルなどのような符号化ビデオシーケンス情報から抽出することができる。

10

【0045】

パーサ(520)は、シンボル(521)を作成するために、バッファメモリ(515)から受信されたビデオシーケンスに対してエントロピー復号/パース操作を実行することができる。

20

【0046】

シンボル(521)の再構築には、符号化ビデオ画像またはその一部(インター画像およびイントラ画像、インターブロックおよびイントラブロックなど)のタイプ、および他の要因に応じて、複数の異なるユニットが含まれ得る。含まれるユニットおよびその方法は、パーサ(520)によって符号化ビデオシーケンスから解析されたサブグループ制御情報によって制御され得る。パーサ(520)と以下の複数のユニットとの間のそのようなサブグループ制御情報の流れは、分かりやすくするために示されていない。

30

【0047】

既に述べた機能ブロックのほかに、ビデオ復号器(510)は、概念的には、以下で説明するように、いくつかの機能ユニットに細分化され得る。商業的な制約の下で動作する実際の実装では、これらのユニットの多くは互いに密接に相互作用し、少なくとも部分的には互いに統合され得る。しかしながら、開示された主題を説明するために、以下の機能ユニットへの概念的な細分化が適切である。

【0048】

第1のユニットは、スケーラ/逆変換ユニット(551)である。スケーラ/逆変換ユニット(551)は、使用する変換、ブロックサイズ、量子化係数、量子化スケーリング行列などを含む制御情報と同様に、量子化された変換係数をパーサ(520)からシンボル(521)として受け取る。スケーラ/逆変換ユニット(551)は、アグリゲータ(555)に入力され得るサンプル値を備えるブロックを出力し得る。

40

【0049】

場合によっては、スケーラ/逆変換(551)の出力サンプルは、イントラ符号化ブロック、つまり、以前に再構築された画像からの予測情報を使用していないが、現在の画像の以前に再構築された部分からの予測情報を使用できるブロックに関係し得る。そのような予測情報は、イントラ画像予測ユニット(552)によって提供され得る。場合によっては、イントラ画像予測ユニット(552)は、現在の(部分的に再構築された)画像バッファ

50

(558) からフェッチされた周囲の既に再構築された情報を使用して、再構築中のブロックと同じサイズおよび形状のブロックを生成する。現在の画像バッファ (558) は、例えば、部分的に再構築された現在の画像および / または完全に再構築された現在の画像をバッファリングする。アグリゲータ (555) は、場合によっては、サンプルごとに、イントラ予測ユニット (552) が生成した予測情報をスケーラ / 逆変換ユニット (551) によって提供された出力サンプル情報に追加する。

【0050】

他の場合では、スケーラ / 逆変換ユニット (551) の出力サンプルは、インター符号化された、潜在的に動作補償されたブロックに関する可能性がある。そのような場合、動作補償予測ユニット (553) は、参照画像メモリ (557) にアクセスして、予測に使用されるサンプルをフェッチすることができる。フェッチされたサンプルをブロックに関連するシンボル (521) に従って動作補償した後、これらのサンプルは、出力サンプル情報を生成するために、アグリゲータ (555) によってスケーラ / 逆変換ユニット (551) の出力に追加され得る（この場合、残差サンプルまたは残差信号と呼ばれる）。動作補償予測ユニット (553) が予測サンプルをフェッチする参照画像メモリ (557) 内のアドレスは、例えば、X、Y、および参照画像構成要素を有し得るシンボル (521) の形で動作補償予測ユニット (553) が利用できる動きベクトルによって制御され得る。動作補償はまた、サブサンプルの正確な動きベクトルが使用されているときに参照画像メモリ (557) からフェッチされたサンプル値の補間、動きベクトル予測メカニズムなどをも含み得る。

10

【0051】

アグリゲータ (555) の出力サンプルは、ループ・フィルタ・ユニット (556) における様々なループフィルタリング技術の対象となり得る。ビデオ圧縮技術には、符号化ビデオシーケンス（符号化ビデオビットストリームとも称される）に含まれるパラメータによって制御され、パーサ (520) からのシンボル (521) としてループ・フィルタ・ユニット (556) で利用できるループ内フィルタ技術を含めることができるが、符号化画像または符号化ビデオシーケンスの以前の（復号順で）部分の復号中に取得されたメタ情報に応答したり、以前に再構築およびループフィルタされたサンプル値に応答したりすることもできる。

20

【0052】

ループ・フィルタ・ユニット (556) の出力は、レンダリング装置 (512) に出力され得るだけでなく、将来のインター画像予測で使用するために参照画像メモリ (557) に保存できるサンプルストリームであり得る。

30

【0053】

特定の符号化画像は、完全に再構築されると、将来の予測のための参照画像として使用され得る。例えば、現在の画像に対応する符号化画像が完全に再構築され、符号化画像が（例えば、パーサ (520) によって）参照画像として識別されると、現在の画像バッファ (558) は参照画像メモリ (557) の一部になり得、次の符号化画像の再構築を開始する前に、新鮮な現在の画像バッファを再割り当てすることができる。

【0054】

ビデオ復号器 (510) は、ITU - T Rec. H. 265などの規格における所定のビデオ圧縮技術に従って復号動作を実行することができる。符号化ビデオシーケンスは、符号化ビデオシーケンスがビデオ圧縮技術または規格の構文と、ビデオ圧縮技術または規格に文書化されたプロファイルとの両方に準拠しているという意味において、使用されているビデオ圧縮技術または規格によって指定された構文に準拠している場合がある。具体的には、プロファイルは、ビデオ圧縮技術または規格で利用可能なすべてのツールから、そのプロファイルの下で使用可能な唯一のツールとして特定のツールを選択することができる。また、符号化ビデオシーケンスの複雑さが、ビデオ圧縮技術または規格のレベルで定義されている範囲内にあることも、コンプライアンスに必要である。場合によっては、レベルによって、最大画像サイズ、最大フレームレート、最大再構築サンプルレート（例えば、メガサンプル / 秒で測定）、最大参照画像サイズなどが制限される。レベルによって設定され

40

50

た制限は、場合によっては、仮想参照復号器（HRD）の仕様と、符号化ビデオシーケンスで通知されるHRDバッファ管理のメタデータとによってさらに制限され得る。

【0055】

一実施形態では、受信機（531）は、符号化されたビデオとともに追加の（冗長な）データを受信することができる。追加のデータは、符号化ビデオシーケンスの一部として含まれ得る。追加のデータは、データを適切に復号し、および／または元のビデオデータをより正確に再構築するために、ビデオ復号器（510）によって使用され得る。追加のデータは、例えば、時間的、空間的、または信号雑音比（SNR）拡張レイヤ、冗長スライス、冗長画像、前方誤り訂正コードなどの形式であり得る。

【0056】

図6は、本開示の実施形態によるビデオ符号化器（603）の機能ブロック図を示す。ビデオ符号化器（603）は、電子機器（620）に含まれる。電子機器（620）は、送信機（640）（例えば、送信回路）を含む。ビデオ符号化器（603）は、図4の例のビデオ符号化器（403）の代わりに使用することができる。

【0057】

ビデオ符号化器（603）は、ビデオ符号化器（603）によって符号化されるビデオ画像を取り込むことができるビデオソース（601）（図6の例では電子機器（620）の一部ではない）からビデオサンプルを受信することができる。別の例では、ビデオソース（601）は電子機器（620）の一部である。

【0058】

ビデオソース（601）は、ビデオ符号化器（603）によって符号化されるソース・ビデオ・シーケンスを、任意の適切なビット深度（例えば、8ビット、10ビット、12ビット、…）であり得、任意の色空間（例えば、BT.601 Y CrCb、RGB、…）および適切なサンプリング構造（例えば、Y CrCb 4:2:0、Y CrCb 4:4:4）であり得るデジタル・ビデオ・サンプル・ストリームの形態で提供し得る。メディア・サービング・システムでは、ビデオソース（601）は、以前に準備されたビデオを格納する記憶装置であり得る。ビデオ会議システムでは、ビデオソース（601）は、ローカル画像情報をビデオシーケンスとしてキャプチャするカメラであり得る。ビデオデータは、順番に見たときに動きを与える複数の個別の画像として提供され得る。画像自体は、画素の空間配列として編成することができ、各画素は、使用中のサンプリング構造、色空間などに応じて、1つまたはそれ以上のサンプルを含み得る。当業者は、画素とサンプルとの間の関係を容易に理解することができる。以下の説明では、サンプルを中心に説明する。

【0059】

一実施形態によれば、符号化器（603）は、用途によって要求されるように、リアルタイムで、または任意の他の時間制約の下で、ソース・ビデオ・シーケンスの画像を符号化し、符号化ビデオシーケンス（643）に圧縮し得る。適切な符号化速度を強制することは、コントローラ（650）の1つの機能である。いくつかの実施形態では、コントローラ（650）は、以下に説明するように他の機能ユニットを制御し、他の機能ユニットに機能的に結合される。分かりやすくするために、結合は描かれていない。コントローラ（650）によって設定されたパラメータには、レート制御関連パラメータ（画像スキップ、量子化、レート歪み最適化手法のラムダ値など）、画像サイズ、画像グループ（GOP）レイアウト、最大動きベクトル検索範囲などが含まれ得る。コントローラ（650）は、特定のシステム設計に最適化されたビデオ符号化器（603）に関する他の適切な機能を有するように構成することができる。

【0060】

いくつかの実施形態では、ビデオ符号化器（603）は、符号化ループで動作するように構成される。過度に簡略化された説明として、一例では、符号化ループは、ソース符号化器（630）（例えば、符号化される入力画像と、参照画像とに基づいて、シンボルストリームのようなシンボルを生成することを担当する）と、ビデオ符号化器（603）に組み込まれた（ローカル）復号器（633）とを含むことができる。復号器（633）は、（リモー

10

20

30

40

50

ト)復号器も作成するのと同様の方法でサンプルデータを作成するためにシンボルを再構築する(開示された主題で考慮されるビデオ圧縮技術では、シンボルと符号化ビデオビットストリームとの間の任意の圧縮が可逆的であるため)。再構築されたサンプルストリーム(サンプルデータ)は、参照画像メモリ(634)に入力される。シンボルストリームの復号は、復号器の場所(ローカルまたはリモート)に関係なくビット正確な結果をもたらすため、参照画像メモリ(634)内のコンテンツもローカル符号化器とリモート符号化器間でビットが正確である。言い換えると、符号化器の予測部分は、復号器が復号中に予測を使用するときに「参照」するのとまったく同じサンプル値を参照画像のサンプルとして「見なす」。参照画像の同期性のこの基本原理(および、例えばチャネルエラーのために同期性を維持できない場合に生じるドリフト)は、いくつかの関連技術においても用いられる。

10

【0061】

「ローカル」復号器(633)の動作は、ビデオ復号器(510)などの「リモート」復号器の動作と同じであり得、これは、図5に関連して上で詳細に既に説明されている。しかしながら、図5も簡単に参照すると、シンボルが利用可能であり、エントロピー符号化器(645)およびパーサ(520)による符号化ビデオシーケンスへのシンボルの符号化/復号は無損失であり得るため、バッファメモリ(515)、およびパーサ(520)を含むビデオ復号器(510)のエントロピー復号部分は、ローカル復号器(633)に完全に実装されない場合がある。

20

【0062】

この時点で行うことができる観察は、復号器に存在する構文解析/エントロピー復号以外の復号器技術も、対応する符号化器に実質的に同一の機能形式で必ず存在する必要があることである。このため、開示された主題は、復号器の動作に重点を置いている。符号化器技術の説明は、包括的に説明された復号器技術の逆であるため、省略できる。特定の領域でのみ、より詳細な説明が必要であり、以下に提供される。

【0063】

いくつかの例では、動作中、ソース符号化器(630)は、「参照画像」として指定されたビデオシーケンスからの1つまたはそれ以上の以前に符号化された画像を参照して入力画像を予測的に符号化する動作補償予測符号化を実行し得る。このようにして、符号化エンジン(632)は、入力画像の画素ブロックと、入力画像への予測参照として選択され得る参照画像の画素ブロックとの間の差異を符号化する。

30

【0064】

ローカルビデオ復号器(633)は、ソース符号化器(630)によって作成されたシンボルに基づいて、参照画像として指定され得る画像の符号化ビデオデータを復号し得る。符号化エンジン(632)の動作は、不可逆処理であることが有利であり得る。符号化ビデオデータがビデオ復号器(図6には示されていない)で復号され得るとき、再構築されたビデオシーケンスは、通常、いくつかのエラーを伴うソース・ビデオ・シーケンスのレプリカであり得る。ローカルビデオ復号器(633)は、参照画像に対してビデオ復号器によって実行され得る復号処理を複製し、再構築された参照画像を参照画像キャッシュ(634)に記憶させることができる。このようにして、ビデオ符号化器(603)は、遠端ビデオ復号器によって得られる(送信エラーがない)再構築参照画像として共通のコンテンツを有する再構築参照画像の複製をローカルに格納し得る。

40

【0065】

予測器(635)は、符号化エンジン(632)の予測検索を実行し得る。すなわち、符号化される新しい画像について、予測器(635)は、(候補参照画素ブロックとしての)サンプルデータまたは参照画像の動きベクトル、ブロック形状などの、新しい画像の適切な予測参照として機能する特定のメタデータについて参照画像メモリ(634)を検索することができる。予測器(635)は、適切な予測参照を見つけるために、サンプルブロック-画素ブロックごとに動作し得る。いくつかの場合において、予測器(635)によって得られた検索結果によって決定されるように、入力画像は、参照画像メモリ(634)に記憶さ

50

れた複数の参照画像から引き出された予測参照を有し得る。

【0066】

コントローラ(650)は、例えば、ビデオデータを符号化するために使用されるパラメータおよびサブグループパラメータの設定を含む、ソース符号化器(630)の符号化動作を管理し得る。

【0067】

前述のすべての機能ユニットの出力は、エントロピー符号化器(645)においてエントロピー符号化を受けることができる。エントロピー符号化器(645)は、ハフマン符号化、可変長符号化、算術符号化などのような技術に従ってシンボルを可逆圧縮することにより、様々な機能ユニットにより生成されたシンボルを符号化ビデオシーケンスに変換する。

10

【0068】

送信機(640)は、エントロピー符号化器(645)によって作成された符号化ビデオシーケンスをバッファリングして、符号化されたビデオデータを格納する記憶装置へのハードウェア/ソフトウェアリンクであり得る通信チャネル(660)を介した送信に備えることができる。送信機(640)は、ビデオ符号化器(603)からの符号化ビデオデータを、送信される他のデータ、例えば符号化オーディオデータおよび/または補助データストリーム(ソースは図示せず)とマージすることができる。

【0069】

コントローラ(650)は、ビデオ符号化器(603)の動作を管理し得る。符号化中に、コントローラ(650)は、各々の符号化画像に特定の符号化画像タイプを割り当て得、これは、それぞれの画像に適用され得る符号化技法に影響を及ぼし得る。例えば、多くの場合、画像は次の画像タイプのうちの1つとして割り当てられ得る。

20

【0070】

イントラ画像(I画像)は、シーケンス内の他の画像を予測のソースとして使用せずに符号化および復号できるものである。一部のビデオ符号化では、例えばIndependent Decoder Refresh(「IDR」)画像など、様々なタイプのイントラ画像を使用できる。当業者は、I画像のそれらの変形およびそれらのそれぞれの用途および特徴を知っている。

【0071】

予測画像(P画像)は、各ブロックのサンプル値を予測するために最大で1つの動きベクトルおよび参照インデックスを使用するイントラ予測またはインター予測を使用して符号化および復号され得るものであり得る。

30

【0072】

双方向予測画像(B画像)は、各ブロックのサンプル値を予測するために最大で2つの動きベクトルおよび参照インデックスを使用するイントラ予測またはインター予測を使用して符号化および復号され得るものであり得る。同様に、複数の予測画像は、単一のブロックの再構築に2つを超える参照画像と関連メタデータとを使用できる。

【0073】

ソース画像は、通常、空間的に複数のサンプルブロック(例えば、それぞれ 4×4 、 8×8 、 4×8 、または 16×16 サンプルのブロック)に細分化され、ブロックごとに符号化され得る。ブロックは、ブロックのそれぞれの画像に適用される符号化割り当てによって決定されるように、他の(既に符号化された)ブロックを参照して予測的に符号化され得る。例えば、I画像のブロックは非予測的に符号化されてもよく、またはそれらは同じ画像の既に符号化されたブロックを参照して予測的に符号化されてもよい(空間予測またはイントラ予測)。P画像の画素ブロックは、以前に符号化された1つの参照画像を参照して、空間的予測を介して、または時間的予測を介して、予測的に符号化され得る。B画像のブロックは、1つまたは2つの以前に符号化された参照画像を参照して、空間的予測を介して、または時間的予測を介して、予測的に符号化され得る。

40

【0074】

ビデオ符号化器(603)は、ITU-T Rec. H.265などの所定のビデオ符号化技術または規格に従って符号化動作を実行し得る。その動作において、ビデオ符号化器(603)は

50

、入力ビデオシーケンスの時間的および空間的冗長性を活用する予測符号化操作を含む、様々な圧縮操作を実行し得る。したがって、符号化ビデオデータは、使用されているビデオ符号化技術または規格で指定された構文に準拠する場合がある。

【 0 0 7 5 】

一実施形態では、送信機(640)は、符号化されたビデオとともに追加のデータを送信し得る。ソース符号化器(630)は、そのようなデータを、符号化ビデオシーケンスの一部として含み得る。追加のデータは、時間／空間／SNR強化レイヤ、冗長画像およびストライスなどの他の形態の冗長データ、SEIメッセージ、VUIパラメータセット断片などを含むことができる。

【 0 0 7 6 】

ビデオは、複数のソース画像(ビデオ画像)として時系列に撮像されてもよい。イントラ画像予測(しばしばイントラ予測と略される)は、所与の画像における空間相関を利用し、インター画像予測は、画像間の(時間的または他の)相関を利用する。一例では、現在の画像と呼ばれる、符号化／復号中の特定の画像がブロックに分割される。現在の画像内のブロックがビデオ内の以前に符号化されてまだバッファされている参照画像内の参照ブロックに類似しているとき、現在の画像内のブロックは、動きベクトルと呼ばれるベクトルによって符号化することができる。動きベクトルは、参照画像内の参照ブロックを指し、複数の参照画像が使用されている場合、参照画像を識別する第3の次元を有することができる。

【 0 0 7 7 】

いくつかの実施形態では、インター画像予測に双予測技術を使用することができる。双予測技術によれば、第1の参照画像および第2の参照画像などの2つの参照画像が使用され、これらは両方ともビデオ内の現在の画像の復号順より前にある(ただし、表示順序は、それぞれ過去および未来のものであってもよい)。現在の画像内のブロックは、第1の参照画像内の第1の参照ブロックを指す第1の動きベクトル、および第2の参照画像内の第2の参照ブロックを指す第2の動きベクトルによって符号化することができる。ブロックは、第1の参照ブロックと第2の参照ブロックとの組み合わせによって予測することができる。

【 0 0 7 8 】

さらに、符号化効率を改善するために、インター画像予測にマージモード技術を使用することができる。

【 0 0 7 9 】

本開示のいくつかの実施形態によれば、インター画像予測およびイントラ画像予測などの予測は、ブロック単位で実行される。例えば、HEVC規格によれば、ビデオ画像のシーケンス内の画像は、圧縮のために符号化ツリーユニット(CTU)に分割され、画像内のCTUは、 64×64 画素、 32×32 画素、または 16×16 画素などの同じサイズを有する。一般に、CTUは、1つの輝度CTBおよび2つの彩度CTBである3つの符号化ツリーブロック(CTB)を含む。各CTUは、1つまたはそれ以上の符号化ユニット(CU)に再帰的に四分木分割することができる。例えば、 64×64 画素のCTUは、 64×64 画素の1つのCU、または 32×32 画素の4つのCU、または 16×16 画素の16個のCUに分割することができる。一例では、各CUは、インター予測タイプまたはイントラ予測タイプなどのCUの予測タイプを判定するために分析される。CUは、時間的および／または空間的な予測可能性に応じて、1つまたはそれ以上の予測ユニット(PU)に分割される。一般に、各PUは、輝度予測ブロック(PB)と、2つの彩度PBとを含む。一実施形態では、符号化(符号化／復号)における予測演算は、予測ブロックの単位で実行される。予測ブロックの例として輝度予測ブロックを使用すると、予測ブロックは、 8×8 画素、 16×16 画素、 8×16 画素、 16×8 画素などの画素の値の行列(例えば、輝度値)を含む。

【 0 0 8 0 】

図7は、本開示の別の実施形態によるビデオ符号化器(703)の図を示す。ビデオ符号化器(703)は、ビデオ画像のシーケンス内の現在のビデオ画像内のサンプル値の処理ブ

10

20

30

40

50

ロック（例えば、予測ブロック）を受信し、処理ブロックを、符号化ビデオシーケンスの一部である符号化画像に符号化するように構成される。一例では、ビデオ符号化器（703）は、図4の例のビデオ符号化器（403）の代わりに使用される。

【0081】

HEVCの例では、ビデオ符号化器（703）は、例えば 8×8 サンプルの予測ブロックのような処理ブロックのためのサンプル値の行列を受信する。ビデオ符号化器（703）は、処理ブロックが、例えばレート歪み最適化を使用して、イントラモード、インターモード、または双予測モードを使用して最良に符号化されるかどうかを判定する。処理ブロックがイントラモードで符号化される場合、ビデオ符号化器（703）は、処理ブロックを符号化画像へ符号化するために、イントラ予測技術を使用し得る。処理ブロックがインターモードまたは双予測モードで符号化されるべきであるとき、ビデオ符号化器（703）は、処理ブロックを符号化画像に符号化するために、それぞれインター予測技術または双予測技術を使用することができる。特定のビデオ符号化技術では、マージモードは、予測器の外側の符号化動きベクトル成分の恩恵を受けずに動きベクトルが1つまたはそれ以上の動きベクトル予測器から導出されるインター画像予測サブモードであり得る。特定の他のビデオ符号化技術では、対象ブロックに適用可能な動きベクトル成分が存在し得る。一例では、ビデオ符号化器（703）は、処理ブロックのモードを判定するためのモード判定モジュール（図示せず）などの他の構成要素を含む。

【0082】

図7の例では、ビデオ符号化器（703）は、図7に示すように互いに結合されたインター符号化器（730）、イントラ符号化器（722）、残差計算器（723）、スイッチ（726）、残差符号化器（724）、汎用コントローラ（721）、およびエントロピー符号化器（725）を含む。

【0083】

インター符号化器（730）は、現在のブロック（例えば、処理ブロック）のサンプルを受信し、そのブロックを参照画像（例えば、前の画像および後の画像内のブロック）内の1つまたはそれ以上の参照ブロックと比較し、インター予測情報（例えば、インター符号化技術、動きベクトル、マージモード情報による冗長情報の記述）を生成し、任意の適切な技術を使用してインター予測情報に基づいてインター予測結果（例えば、予測ブロック）を計算するように構成される。いくつかの例では、参照画像は、符号化されたビデオ情報に基づいて復号される復号参照画像である。

【0084】

イントラ符号化器（722）は、現在のブロック（例えば、処理ブロック）のサンプルを受信し、場合によっては、ブロックを同じ画像内で既に符号化されているブロックと比較し、変換後に量子化係数を生成し、場合によってはイントラ予測情報（例えば、1つまたはそれ以上のイントラ符号化技術によるイントラ予測方向情報）も生成するように構成される。一例では、イントラ符号化器（722）は、イントラ予測情報と、同一画像内の参照ブロックとに基づいて、イントラ予測結果（例えば、予測ブロック）を計算する。

【0085】

汎用コントローラ（721）は、汎用制御データを決定し、汎用制御データに基づいてビデオ符号化器（703）の他の構成要素を制御するように構成される。一例では、汎用コントローラ（721）は、ブロックのモードを判定し、モードに基づいてスイッチ（726）に制御信号を提供する。例えば、汎用コントローラ（721）は、モードがイントラモードである場合、残差計算器（723）が用いるイントラモード結果を選択するようにスイッチ（726）を制御し、イントラ予測情報を選択してビットストリームに含めるようにエントロピー符号化器（725）を制御する。汎用コントローラ（721）は、モードがインターモードである場合、残差計算器（723）が用いるインター予測結果を選択するようにスイッチ（726）を制御し、インター予測情報を選択してビットストリームに含めるようにエントロピー符号化器（725）を制御する。

【0086】

10

20

30

40

50

残差計算器（723）は、受信されたブロックと、イントラ符号化器（722）またはインター符号化器（730）から選択された予測結果との差分（残差データ）を計算する。残差符号化器（724）は、変換係数を生成するために残差データを符号化するために残差データに基づいて動作するように構成される。一例では、残差符号化器（724）は、残差データを空間領域から周波数領域に変換し、変換係数を生成するように構成される。変換係数はその後、量子化された変換係数を得るために量子化処理を受ける。様々な実施形態において、ビデオ符号化器（703）はまた、残差復号器（728）を含む。残差復号器（728）は、逆変換を実行し、復号された残差データを生成するように構成される。復号された残差データは、イントラ符号化器（722）およびインター符号化器（730）において好適に用いることができる。例えば、インター符号化器（730）は、復号された残差データとインター予測情報に基づいて復号されたブロックを生成し、イントラ符号化器（722）は、復号された残差データとイントラ予測情報に基づいて復号されたブロックを生成することができる。いくつかの例では、復号されたブロックは、復号された画像を生成するために適切に処理され、復号された画像は、メモリ回路（図示せず）にバッファされ、参照画像として使用され得る。

【0087】

エントロピー符号化器（725）は、符号化されたブロックを含むようにビットストリームをフォーマットするように構成される。エントロピー符号化器（725）は、HEVC規格などの適切な規格に従って様々な情報を含むように構成される。一例では、エントロピー符号化器（725）は、汎用制御データ、選択された予測情報（例えば、イントラ予測情報またはインター予測情報）、残差情報、および他の適切な情報をビットストリームに含めるように構成される。開示された主題によれば、インター モードまたは双予測 モードのいずれかのマージサブモードでブロックを符号化するとき、残差情報は存在しないことに留意されたい。

【0088】

図8は、本開示の別の実施形態によるビデオ復号器（810）の図を示す。ビデオ復号器（810）は、符号化ビデオシーケンスの一部である符号化画像を受信し、符号化画像を復号して再構築された画像を生成するように構成される。一例では、ビデオ復号器（810）は、図4の例のビデオ復号器（410）の代わりに使用される。

【0089】

図8の例では、ビデオ復号器（810）は、図8に示すように互いに結合されたエントロピー復号器（871）、インター復号器（880）、残差復号器（873）、再構築モジュール（874）、およびイントラ復号器（872）を含む。

【0090】

エントロピー復号器（871）は、符号化画像から、符号化画像が構成されるシンタクス要素を表す特定のシンボルを再構築するように構成され得る。そのようなシンボルは、例えば、ブロックが符号化されるモード（例えば、イントラモード、インター モード、双予測 モード、後者の2つはマージサブモードまたは別のサブモードである）、イントラ復号器（872）またはインター復号器（880）によってそれぞれ予測に使用される特定のサンプルまたはメタデータを識別することができる予測情報（例えば、イントラ予測情報やインター予測情報等）、例えば量子化変換係数の形態の残差情報などを含むことができる。一例では、予測モードがインター予測モードまたは双予測モードである場合、インター予測情報はインター復号器（880）に提供される。予測タイプがイントラ予測タイプである場合、イントラ予測情報がイントラ復号器（872）に提供される。残差情報は逆量子化を受けることができ、残差復号器（873）に提供される。

【0091】

インター復号器（880）は、インター予測情報を受信し、インター予測情報に基づいてインター予測結果を生成するように構成される。

【0092】

イントラ復号器（872）は、イントラ予測情報を受信し、イントラ予測情報に基づいて

予測結果を生成するように構成される。

【0093】

残差復号器(873)は、逆量子化を実行して逆量子化された変換係数を抽出し、逆量子化された変換係数を処理して残差を周波数領域から空間領域に変換するように構成される。残差復号器(873)はまた、(量子化器パラメータ(QP)を含むために)特定の制御情報を必要とする場合があり、その情報はエントロピー復号器(871)によって提供される場合がある(これとして示されていないデータ経路は、低ボリューム制御情報のみであり得る)。

【0094】

再構築モジュール(874)は、空間領域において、残差復号器(873)による出力としての残差と(場合によってはインターまたはイントラ予測モジュールによる出力としての)予測結果とを組み合わせて、再構築画像の一部であり得る再構築ブロックを形成するように構成され、再構築ブロックは再構築ビデオの一部であり得る。視覚的品質を改善するために、デブロッキング操作などの他の適切な操作を実行することができることに留意されたい。

10

【0095】

ビデオ符号化器(403)、(603)、および(703)、ならびにビデオ復号器(410)、(510)、および(810)は、任意の適切な技術を使用して実装することができることに留意されたい。一実施形態では、ビデオ符号化器(403)、(603)、および(703)、ならびにビデオ復号器(410)、(510)、および(810)は、1つまたはそれ以上の集積回路を使用して実装することができる。別の実施形態では、ビデオ符号化器(403)、(603)、および(603)、ならびにビデオ復号器(410)、(510)、および(810)は、ソフトウェア命令を実行する1つまたはそれ以上のプロセッサを使用して実装することができる。

20

【0096】

本開示の態様は、逆二次変換の実施のような、二次変換の修正に関する。

【0097】

HEVCなどのいくつかの実施形態では、一次変換は、4点、8点、16点、および32点の離散コサイン変換(DCT)タイプ2(DCT-2)を含み得、変換コア行列は、8ビット整数(すなわち、8ビット変換コア)を使用して表され得る。より小さいDCT-2の変換コア行列は、付録Iに示すように、より大きいDCT-2の変換コア行列の一部である。

30

【0098】

DCT-2コア行列は対称性/逆対称性特性を示す。したがって、演算カウント数(例えば、乗算、加算、減算、シフトなど)を減らすために「部分バタフライ」実装がサポートされてもよく、部分バタフライを使用して行列乗算の同一の結果を得ることができる。

【0099】

VVCなどのいくつかの実施形態では、上記の4点、8点、16点、および32点のDCT-2変換に加えて、追加の2点および64点のDCT-2も含まれ得る。VVCで使用されるような64点DCT-2コアの例は、 64×64 行列として付録IIに示されている。

【0100】

40

HEVCにおいて使用されるようなDCT-2および 4×4 DST-7に加えて、適応多重変換(AMT)(拡張多重変換(EMT)または多重変換選択(MTS)としても知られる)方式を、インター符号化ブロックおよびイントラ符号化ブロックの両方の残差符号化のために、VVCにおいて使用することができる。AMT方式は、HEVCにおける現在の変換以外のDCT/DSTファミリーからの複数の選択された変換を使用することができる。新たに導入された変換行列は、DST-7およびDCT-8である。表1は、N点入力に対する選択されたDST/DCTの基底関数の例を示す。

【0101】

50

【表 1】

変換タイプ	基底関数 $T_i(j)$ 、 $i, j=0, 1, \dots, N-1$
DCT-2	$T_i(j) = \omega_0 \cdot \sqrt{\frac{2}{N}} \cdot \cos\left(\frac{\pi \cdot i \cdot (2j+1)}{2N}\right)$ <p>ここで、 $\omega_0 = \begin{cases} \sqrt{\frac{2}{N}} & i = 0 \\ 1 & i \neq 0 \end{cases}$</p>
DCT-8	$T_i(j) = \sqrt{\frac{4}{2N+1}} \cdot \cos\left(\frac{\pi \cdot (2i+1) \cdot (2j+1)}{4N+2}\right)$
DST-7	$T_i(j) = \sqrt{\frac{4}{2N+1}} \cdot \sin\left(\frac{\pi \cdot (2i+1) \cdot (j+1)}{2N+1}\right)$

表 1

【0 1 0 2】

VVCで使用されるような一次変換行列は、8ビット表現で使用され得る。AMTは、幅と高さの両方が32以下のCUに変換行列を適用する。AMTが適用されるか否かは、フラグ(例えば、mts_flag)によって制御されてもよい。mts_flagが0に等しいとき、いくつかの例では、DCT-2のみが符号化残差データに適用される。mts_flagが1に等しい場合、表2に従って使用される水平および垂直変換を識別するために2つのビンを使用してインデックス(例えば、mts_idx)がさらにシグナリングされ得、1のタイプ値はDST-7が使用されることを意味し、2のタイプ値はDCT-8が使用されることを意味する。表2において、trTypeHorおよびtrTypeVerの仕様は、mts_idx[x][y][cIdx]に依存する。

【0 1 0 3】

【表 2】

mts_idx[xTbY][yTbY][cIdx]	trTypeHor	trTypeVer
-1	0	0
0	1	1
1	2	1
2	1	2
3	2	2

表 2

【0 1 0 4】

いくつかの実施形態では、暗黙的なMTSは、上記のシグナリングベースのMTS(すなわち、明示的なMTS)が使用されない場合に適用され得る。暗黙的なMTSでは、シグナリングの代わりにブロック幅および高さに従って変換選択が行われる。例えば、暗黙的なMTSでは、MxNのブロックの短辺(すなわち、MおよびNのうちの最小のもの)に対してDST-7が選択され、ブロックの長辺(すなわち、MおよびNのうちの最大のもの)に対してDCT-2が選択される。

【0 1 0 5】

10

20

30

40

50

それぞれが基底ベクトルで構成される行列であるDST - 7およびDCT - 8の例示的な変換コアを付録IIIに示す。

【0106】

VVCなどのいくつかの例では、符号化ブロックの高さおよび幅の両方が64以下である場合、TBサイズは符号化ブロックサイズと同じである。符号化ブロックの高さまたは幅のいずれかが64より大きい場合、変換（逆変換、逆一次変換など）またはイントラ予測を行うとき、符号化ブロックは複数のサブブロックにさらに分割され、各サブブロックの幅および高さは64以下である。各サブブロックに対して1つの変換を実行することができる。

【0107】

VVCにおけるいくつかの例におけるMTSの関連する構文およびセマンティクスは、図9および図10A～図10Cにおいて以下に説明することができる（灰色を使用して強調表示されている）。図9は、変換ユニット構文の一例を示す図である。図10A～図10Cは、残差符号化構文の一例を示す。

10

【0108】

変換ユニットセマンティクスの例を以下に示す。1に等しいcu_mts_flag [x0] [y0]は、複数の変換選択が関連する輝度変換ブロックの残差サンプルに適用されることを指定する。0に等しいcu_mts_flag [x0] [y0]は、複数の変換選択が関連する輝度変換ブロックの残差サンプルに適用されないことを指定する。配列インデックスx0、y0は、画像の左上輝度サンプルに対する考慮される変換ブロックの左上輝度サンプルの位置（x0、y0）を指定する。cu_mts_flag [x0] [y0]が存在しない場合、0と等しいと推測される。

20

【0109】

残差符号化セマンティクスの例を以下に示す。mts_idx [x0] [y0]は、どの変換エンジンが現在の変換ブロックの水平方向および垂直方向に沿って輝度残差サンプルに適用されるかを指定する。配列インデックスx0、y0は、画像の左上輝度サンプルに対する考慮される変換ブロックの左上輝度サンプルの位置（x0、y0）を指定する。mts_idx [x0] [y0]が存在しない場合、-1に等しいと推測される。

30

【0110】

図11Aは、符号化器によって実行される例示的な順変換（順一次変換とも呼ばれる）を示す。順変換は、順水平変換および順垂直変換を含むことができる。まず、残差データを有する残差ブロック（1110）に順水平変換を施して中間ブロックを得る。続いて、中間ブロックに順垂直変換を適用して、変換係数を有する係数ブロック（1112）を得る。

【0111】

図11Bは、復号器によって実行される例示的な逆変換（逆一次変換または逆変換とも呼ばれる）を示す。一般的に言えば、逆変換は順変換と一致する。逆一次変換は、逆一次水平変換（逆水平変換とも呼ばれる）および逆一次垂直変換（逆垂直変換とも呼ばれる）を含むことができる。順変換に合わせるために、逆変換では、水平方向および垂直方向の逆変換を適用する順序が切り替えられる。したがって、中間ブロックを得るために、係数ブロック（1122）に逆垂直変換が最初に適用される。続いて、中間ブロックに逆水平変換を施して残差ブロック（1120）を得る。

40

【0112】

一次変換は、順一次変換または逆一次変換を指すことができる。水平変換は、逆水平変換または順水平変換を指すことができる。同様に、垂直変換は、逆垂直変換または順垂直変換を指すことができる。

【0113】

VVCなどの例では、復号器では、グレー色で強調表示されたテキストで図12A～図12Eに示すように、逆垂直一次変換が最初に実行され、次に逆水平一次変換が逆垂直変換を適用した後に2番目に実行される。図12A～図12Eは、例えば、スケーリングされた変換係数のための変換処理の一例を示す。灰色で強調表示されたテキストを図12Eに示す。

【0114】

50

一実施形態では、符号化器側での順コア変換と量子化との間、および復号器側での逆量子化と逆コア変換との間に、モード依存の分離不可能な二次変換（NSST）を使用することができる。例えば、低複雑度を維持するために、一次変換（またはコア変換）後の低周波数係数にNSSTが適用される。変換係数ブロックの幅（W）および高さ（H）の両方が8以上である場合、 8×8 NSSTが変換係数ブロックの左上 8×8 領域に適用される。そうではなく、変換係数ブロックの幅Wまたは高さHのいずれかが4であるとき、 4×4 のNSSTが適用され、 4×4 のNSSTが変換係数ブロックの左上の $\min(8, W) \times \min(8, H)$ 領域にに対して実行される。上記の変換選択方法は、輝度成分と彩度成分の両方に適用される。

【0 1 1 5】

NSSTの行列乗算実装は、例として 4×4 入力ブロックを使用して以下のように説明される。 4×4 の入力ブロックXは、式（1）に

【数1】

$$X = \begin{bmatrix} X_{00} & X_{01} & X_{02} & X_{03} \\ X_{10} & X_{11} & X_{12} & X_{13} \\ X_{20} & X_{21} & X_{22} & X_{23} \\ X_{30} & X_{31} & X_{32} & X_{33} \end{bmatrix} \quad (1)$$

10

20

として記載される。

【0 1 1 6】

入力ブロックXは、式（2）中のベクトル

【数2】

$$\vec{X}$$

30

として表すことができ、ここで、

【数3】

$$\vec{X} = [X_{00} \ X_{01} \ X_{02} \ X_{03} \ X_{10} \ X_{11} \ X_{12} \ X_{13} \ X_{20} \ X_{21} \ X_{22} \ X_{23} \ X_{30} \ X_{31} \ X_{32} \ X_{33}]^T \quad (2)$$

である。

分離不可能変換は、

【数4】

40

$$\vec{F} = T \cdot \vec{X}$$

として計算され、

【数5】

$$\vec{F}$$

50

は変換係数ベクトルを示し、Tは 16×16 の変換行列である。 16×1 変換係数ベクトル
【数6】

\bar{F}

は、その後、入力ブロックXの走査順序（例えば、水平走査順、垂直走査順、または対角走査順）を使用して 4×4 ブロックとして再編成される。 4×4 係数ブロックでは、インデックスがより小さい係数を、より小さい走査インデックスで配置することができる。いくつかの実施形態では、NSSTの複雑さを低減するために、上述した行列乗算の代わりに、バタフライ実装を有するハイパーキューブ変換（HyGT）を使用することができる。

【0117】

一例では、 4×4 および 8×8 の両方のブロックサイズに対して 35×3 の分離不可能な二次変換が利用可能であり、35はイントラ予測モードに関連付けられた変換セットの数であり、3は各イントラ予測モードのNSST候補の数である。表3は、イントラ予測モードからそれぞれの変換セットへの例示的なマッピングを示す。輝度／彩度変換係数に適用される変換セットは、イントラ予測モードから変換セットインデックスへのマッピングを示す表3に従って、対応する輝度／彩度イントラ予測モードによって指定される。対角予測方向に対応する34より大きいイントラ予測モードの場合、変換係数ブロックは、符号化器／復号器においてNSSTの前／後にそれぞれ転置される。

【0118】

各変換セットについて、選択されたNSST候補は、明示的にシグナリングされたCUレベルのNSSTインデックスによってさらに指定することができる。CUレベルのNSSTインデックスは、変換係数の後にイントラ符号化CUごとにビットストリームでシグナリングされ、切り捨てられた単項2値化がCUレベルのNSSTインデックスに使用される。例えば、打ち切り値は、平面モードまたはDCモードでは2であり、角度イントラ予測モードでは3である。一例では、CUレベルのNSSTインデックスは、CUに複数の非ゼロ係数がある場合のみシグナリングされる。デフォルト値は0であり、シグナリングされず、NSSTがCUに適用されないことを示す。値1～3の各々は、変換セットからどのNSST候補が適用されるかを示す。

【0119】

10

20

30

40

50

【表3】

セシト	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
セシト	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
セシト	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33
セシト	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33
セシト	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50
セシト	34	33	32	31	30	29	28	27	26	25	24	23	22	21	20	19	18
セシト	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67 (LM)
セシト	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	NULL

表3

【0120】

いくつかの実施形態では、NSSTは、変換スキップモードで符号化されたブロックに適用されない。CUレベルのNSSTインデックスがCUに対してシグナリングされ、0に等しくないとき、NSSTは、CU内の変換スキップモードで符号化されたブロックには使用されない。すべての成分のブロックを有するCUが変換スキップモードで符号化されるか、または非変換スキップモードCBの非ゼロ係数の数が2未満であるとき、CUレベルのNSSTインデックスはCUに対してシグナリングされない。

【0121】

いくつかの実施形態では、縮小サイズ変換(RST)などのNSSTの変形が使用される。R

STは、変換ゼロアウト方式を使用する。一例では、RSTにおいて、イントラ予測モードが平面であるかDCであるかが、NSSTの変換インデックスをエントロピー符号化するためにチェックされる。

【0122】

一例では、4つの変換セットが適用され、各変換セットは3つのRST変換コアを含む。RST変換コアは、 16×48 （または 16×64 ）（高さおよび幅の両方が8以上である変換係数ブロックに適用される）または 16×16 （高さまたは幅のいずれかが4である変換係数ブロックに適用される）のサイズを有することができる。表記の便宜上、 16×48 （または 16×64 ）変換はRST 8×8 として示され、 16×16 変換はRST 4×4 として示される。

【0123】

図13および図14は、それぞれ、 16×64 変換（または変換が順二次変換または逆二次変換であるかに応じた 64×16 変換）および 16×48 変換（または変換が順二次変換または逆二次変換であるかに応じた 48×16 変換）を用いる2つの変換符号化処理（1300）および（1400）の例を示す。図13を参照すると、処理（1300）において、符号化器側では、係数ブロック（1313）を取得するために、まず残差ブロックにわたって順一次変換（1310）を実行することができる。続いて、順二次変換（1312）を係数ブロック（1313）に適用することができる。順二次変換（1312）において、係数ブロック（1313）の左上隅の 4×4 サブブロックA～Dの64個の係数は、64個の長さベクトルによって表すことができ、64個の長さベクトルは、 64×16 の変換行列で乗算することができ（すなわち、幅64、高さ16であり）、式（2）により、16の長さベクトルが得られる。16個の長さベクトル内の要素は、係数ブロックの左上の 4×4 サブブロックAに埋め戻される（1313）。サブブロックB～D内の係数は0とすることができます。順二次変換（1312）の後に得られた係数はその後、ステップ（1314）において量子化され、ビットストリーム（1316）において符号化ビットを生成するためにエントロピー符号化される。

【0124】

符号化ビットは、復号器側で受信され、エントロピー復号された後、逆量子化（1324）されて係数ブロック（1323）を生成することができる。逆RST 8×8 などの逆二次変換（1322）を実行して、例えば、左上の 4×4 サブブロックEの16個の係数から64個の係数を取得することができる。64個の係数は、 4×4 サブブロックE～Hに埋め戻すことができる。さらに、逆二次変換（1322）後の係数ブロック（1323）内の係数は、逆一次変換（1320）で処理されて復元された残差ブロックを取得することができる。

【0125】

図14の例の処理（1400）は、順二次変換（1412）の間に処理される係数がより少ない（すなわち、48）ことを除いて、処理（1300）と同様である。具体的には、サブブロックA～C内の48個の係数は、 48×16 のサイズのより小さい変換行列で処理される。 48×16 のより小さい変換行列を使用することにより、変換行列および計算回数（例えば、乗算、加算、減算など）を格納するためのメモリサイズを低減することができ、したがって計算の複雑さを低減することができる。

【0126】

縮小変換（RT）（RSTとも呼ばれる）は、N次元ベクトルを異なる空間内のR次元ベクトルにマッピングすることができ、R / N (R < N) は縮小係数である。

【0127】

RST（またはRT）行列は、以下のようなR × N行列である。

【数7】

10

20

30

40

50

$$T_{RxN} = \begin{bmatrix} t_{11} & t_{12} & t_{13} & \dots & t_{1N} \\ t_{21} & t_{22} & t_{23} & \ddots & t_{2N} \\ \vdots & & & \ddots & \vdots \\ t_{R1} & t_{R2} & t_{R3} & \dots & t_{RN} \end{bmatrix}$$

ここで、変換のR行は、N次元空間のR基底である。RTの逆変換行列は、その順変換の転置である。

【0128】

図15Aは、縮小順変換の処理(1501)および縮小逆変換の処理(1502)を示す。TはRxNの次元を有するRST変換行列を表し、 T^T はTの転置行列を表し、 T^T はNxRの次元を有する。

【0129】

RST 8×8 では、縮小率4(1/4サイズ)を実現することができる。例えば、従来の 8×8 の分離不可能な変換行列サイズである 64×64 の代わりに、 16×64 の直接行列を使用することができる。 64×16 の逆RST行列は、 8×8 の左上領域においてコア(一次)変換係数を生成するために復号器側で使用することができる。前方RST 8×8 は、前方RST 8×8 が所与の 8×8 の左上領域内の左上 4×4 領域においてのみ非ゼロ係数を生成するように、 16×64 (または 8×8 ブロックの場合は 8×64)個の行列を使用する。換言すれば、RSTが適用される場合、 8×8 の左上の領域のうち、左上の 4×4 の領域の外側の領域は、0個の係数のみを有する。RST 4×4 の場合、 16×16 (または 4×4 ブロックの場合は 8×16)の直接行列乗算を適用することができる。

【0130】

加えて、RST 8×8 の場合、変換行列サイズをさらに削減するために、二次変換を計算するための入力として残差ブロック(1510)の左上 8×8 係数(図15Bの斜線サブブロック内の64個の係数)全体を使用する代わりに、残差ブロック(1510)の左上の3つの 4×4 サブブロック係数(図15Cの斜線サブブロック内の48個の係数)が二次変換を計算するための入力として使用される。したがって、図15Bでは 16×64 変換行列が使用され、図15Cでは 16×48 変換行列が使用される。

【0131】

一例では、以下の2つの条件が満たされたときに逆RSTが適用される場合、逆RSTが条件付きで適用される:(i) ブロックサイズ(例えば、ブロックの幅Wおよび/または高さH)が閾値(例えば、 $W >= 4$ および $H >= 4$ である)以上である、および(ii) 変換スキップモードフラグが0に等しい。例えば、変換係数ブロックの幅(W)および高さ(H)の両方が4より大きい場合、変換係数ブロックの左上 8×8 領域にRST 8×8 が適用される。そうでない場合、RST 4×4 は、変換係数ブロックの左上の $\min(8, W) \times \min(8, H)$ 領域に適用される。

【0132】

一例では、RSTインデックスが0に等しいとき、RSTは適用されない。そうでなければ、RSTが適用され、RSTインデックスを用いてカーネルが選択される。一例では、RSTは、イントラおよびインタースライスの両方におけるイントラCU(例えば、イントラ予測またはイントラモードで符号化されたCU)、ならびに輝度および彩度の両方に適用される。デュアルツリーが有効になっている場合、輝度および彩度のRSTインデックスは別々にシグナリングされる。インタースライス(デュアルツリーが無効にされている)の場合、単一のRSTインデックスがシグナリングされ、輝度と彩度の両方に使用される。ISPモードが選択されると、RSTは無効にされ、RSTインデックスはシグナリングされない。

【0133】

一例では、各々が2つの変換からなる4つの変換セットからRST行列を選択することがで

10

20

30

40

50

きる。どの変換セットを適用するかは、イントラ予測モードに基づいて以下のように決定することができる。3つの交差成分線形モデル（CCLM）モードのうちの1つが示されるとき、変換セット0を選択することができる。そうでなければ、変換セット選択は、図15Dに示される表（1550）に従って実行され得る。表（1550）にアクセスするためのインデックス（例えば、IntraPredMode）は、例えば、広角イントラ予測に用いられる変換後のモードインデックスである [-14, 80] の範囲とすることができます。イントラ予測モードの一例を図16Bに示す。一例では、表（1550）にアクセスするためのインデックスは、[-14, 83] の範囲または任意の適切な範囲とすることができます。

【0134】

図16Aは、HEVCで使用される例示的なイントラ予測方向およびイントラ予測モードの図を示す。HEVCには、合計35個のイントラ予測モード（モード0からモード34）がある。モード0およびモード1は無指向性モードであり、モード0は平面モード（図16AではIntra_Planarとラベル付けされている）であり、モード1はDCモード（図16AではIntra_DCとラベル付けされている）である。モード2～34は指向性モードであり、モード10は水平モードであり、モード26は垂直モードであり、モード2、モード18およびモード34は対角モードである。いくつかの例では、イントラ予測モードは、3つの最も可能性の高いモード（MPM）および32個の残りのモードによってシグナリングされる。

10

【0135】

図16Bは、いくつかの例（例えば、VVC）における例示的なイントラ予測方向およびイントラ予測モードの図を示す。イントラ予測モードは全部で95個あり（モード -14からモード80）、そのうちモード18は水平モード、モード50は垂直モード、モード2、モード34およびモード66は対角モードである。モード -1～-14およびモード67～80は、広角イントラ予測（WAIP）モードと呼ばれる。

20

【0136】

マルチラインイントラ予測は、イントラ予測のためにより多くの参照ラインを使用することができる。参照ラインは、画像内の複数のサンプルを含むことができる。一例では、参照ラインは、行のサンプルおよび列のサンプルを含む。一例では、符号化器は、イントラ予測器を生成するために使用される参照ラインを決定し、信号を送ることができます。参照ラインを示すインデックス（参照ラインインデックスとも呼ばれる）は、イントラ予測モードの前にシグナリングすることができる。一例では、非ゼロ参照ラインインデックスがシグナリングされるときにMPMのみが許容される。図17は、符号化ブロック（1710）の4つの参照ラインの例を示す。図17に示す例では、参照ラインは、6つのセグメント、すなわちセグメントA～Fを含むことができる。参照ライン3は、左上参照サンプルを含むことができる。セグメントAおよびFは、それぞれセグメントBおよびEからの最も近いサンプルでパディングすることができる。HEVCなどのいくつかの例では、1つの参照ライン（例えば、符号化ブロック（1710）に隣接する参照ライン0）のみがイントラ予測に使用される。VVCなどのいくつかの例では、複数の参照ライン（例えば、参照ライン0、1、および3）がイントラ予測に使用される。

30

【0137】

イントラ・サブパーティション（ISP）符号化モードが使用され得る。ISP符号化モードでは、輝度イントラ予測ブロックは、ブロックサイズに応じて2つまたは4つのサブパーティションに垂直または水平に分割することができる。

40

【0138】

図18は、いくつかのサブパーティションをブロックサイズと関連付ける表4を示す。例えば、ブロックサイズが 4×4 である場合、ISP符号化モードではブロックに対してパーティションは実行されない。ブロックサイズが 4×8 または 8×4 である場合、ブロックはISP符号化モードで2つのサブパーティションに分割される。 4×8 または 8×4 より大きい他のすべてのブロックサイズの場合、ブロックは4つのサブパーティションに分割される。図19は、サイズが 4×8 または 8×4 のブロックのサブパーティションの一例を示す。図20は、 4×8 、 8×4 、および 4×4 以外のサイズを有するブロックのサブパーティションの別の

50

例を示し、例えば、ブロックサイズは 4×8 および 8×4 よりも大きい。一例では、すべてのサブパーティションは、少なくとも16個のサンプルを有するという条件を満たす。彩度成分の場合、ISPは適用されない。

【0139】

いくつかの例では、サブパーティションのそれぞれについて、復号器は、符号化器から復号器に送信される係数をエントロピー復号することができ、次いで、復号器は、係数を逆量子化および逆変換して、サブパーティションの残差（または残差データ）を生成する。さらに、サブパーティションが復号器によってイントラ予測されるとき、復号器は、サブパーティションの再構築されたサンプルを取得するために、イントラ予測結果を有する残差を加算することができる。したがって、各サブパーティションの再構築されたサンプルは、再構築される次のサブパーティションの予測を生成するために利用可能であり得る。上記の処理は、次のサブパーティションなどに対して繰り返すことができる。一例では、すべてのサブパーティションが同じイントラ予測モードを共有する。いくつかの例では、ISPでは、変換および再構築は各サブパーティションに対して個別に実行されるため、各サブパーティションをTUと見なすことができる。

10

【0140】

いくつかの例では、ISPアルゴリズムは、MPMリストの一部であるイントラ予測モードでのみテストされる。このため、ブロックがISPを使用する場合、MPMフラグは1であると推測することができる。さらに、ISPが特定のブロックに使用される場合、いくつかの例では、DCモードを除外し、ISP水平パーティションの水平イントラ予測モード（または水平分割）および垂直パーティションの垂直イントラ予測モード（または垂直分割）を優先するようにMPMリストを修正することができる。

20

【0141】

図21A～図21Dは、異なるYUVフォーマットまたは彩度フォーマットの例を示す。各彩度フォーマットは、異なる色成分の異なるダウンサンプリンググリッドを定義することができる。

【0142】

二次変換は、NSST、RST（またはRT）などを指すことができる。二次変換インデックスは、NSSTインデックス、RSTインデックスなどを参照することができる。一例では、二次変換インデックスは、二次変換（二次変換候補とも呼ばれる）を示す。二次変換インデックスは、CUレベルでシグナリングすることができる。例えば、NSSTインデックスまたはRSTインデックスは、CUのCUレベルでシグナリングされる。二次変換インデックスをシグナリングするかどうかは、CUの非ゼロ係数の数に依存し得る。したがって、復号器は、CUに含まれるすべてのTUをループして、CUの非ゼロ係数の数を決定し得る。いくつかの実施形態では、処理は比較的複雑である。

30

【0143】

特定の二次変換（例えば、RST）設計では、例えば、輝度成分および2つの彩度成分を含むCU内の異なる色成分間で単一の分割ツリーが使用される場合、CU内の非ゼロ係数の数をカウントして、二次変換インデックスがシグナリングされるかどうかを判定することができる。しかしながら、 $4 \times N$ または $N \times 4$ の輝度ブロックの場合、対応する彩度ブロックは、YUV 4:2:0フォーマットにおいて $2 \times N/2$ または $N/2 \times 2$ である。したがって、RSTなどの二次変換は彩度ブロックに適用されず、彩度ブロックの非ゼロ係数の数をカウントする必要はない。

40

【0144】

いくつかの例では、NSSTまたはRSTなどの二次変換は、ISPに対して有効にされない。これは、符号化効率に関して二次変換の完全な利益を制限し得る。

【0145】

本明細書に記載の実施形態は、別々に使用されてもよく、任意の順序で組み合わされてもよい。さらに、実施形態は、符号化器、復号器などの処理回路（例えば、1つまたはそれ以上のプロセッサまたは1つまたはそれ以上の集積回路）によって実施されてもよい。

50

一例では、1つまたはそれ以上のプロセッサは、非一時的コンピュータ可読媒体に記憶されたプログラムを実行することができる。いくつかの例では、ブロックは、予測ブロック、符号化ブロック、CUなどであってもよい。

【0146】

本開示では、MTS候補のDST-7の実施形態は、DST-4に適用可能であり、MTS候補のDCT-8の実施形態は、DCT-4に適用可能であり得る。さらに、いくつかの実施形態では、NSSTへの言及は、分離不可能な二次変換の代替設計の一例であるRSTにも適用され得る。

【0147】

高レベルシンタックス(HLS)要素は、ビデオパラメータセット(VPS)、シーケンスパラメータセット(SPS)、画像パラメータセット(PPS)、スライスヘッダ、タイルヘッダ、タイルグループヘッダなどを参照することができる。CTUヘッダは、例えばヘッダ情報として、CTUのためにシグナリングされたシンタックス要素を指すことができる。一例では、CTUサイズは最大CUサイズである。TUサイズは、TUの最大幅および/または高さ、または面積を指し得る。

【0148】

一般に、ある単位(例えば、TU、CU)の輝度サイズ(輝度サンプルで表される)が既知である場合、いくつかの彩度サンプルによって指定される対応する彩度サイズを取得することができる。一例では、4:2:0のYUVフォーマットが使用され、CUは 64×64 の輝度サンプル(または 64×64 -L)のCUサイズを有する。したがって、CUは、 32×32 の彩度サンプル(または 32×32 -C)のCUサイズを有する。CUサイズは、 64×64 -L、 32×32 -C、または 64×64 -L/ 32×32 -Cと呼ぶことができる。CUは、輝度ブロックおよび2つの彩度ブロックを含むことができ、輝度ブロックは 64×64 の輝度サンプルを有し、2つの彩度ブロックの各々は 32×32 の彩度サンプルを有する。説明はTUに適合させることができる。簡潔にするために、説明は省略する。

【0149】

TUサイズは、TU内の輝度サンプルを使用して表すことができる。例えば、M個のサンプルの最大TUサイズは、M個の輝度サンプルの最大TUサイズを指す。同様に、CUサイズは、CU内の輝度サンプルを使用して表すことができる。他の実施形態では、TUサイズおよびCUサイズは、彩度サンプルまたは輝度サンプルと彩度サンプルの組み合わせを使用して表すことができる。

【0150】

ユニットサイズは、ユニットの幅、高さ、および/または面積を指すことができる。例えば、最大TUサイズは、最大TUの幅、高さ、および/または面積を指すことができる。一般に、TU、CUなどは、長方形、正方形、「L」形状、または任意の適切な形状を含む任意の適切な形状を有することができる。ユニットの形状が「L」字形状のように不規則である場合、ユニットサイズはユニットの領域を指定することができる。

【0151】

いくつかの実施形態では、最大TUサイズ(TUの最大サイズとも呼ばれる)は、HLS(例えば、SPSおよびPPS)などの符号化ビデオビットストリームでシグナリングすることができる。最大TUサイズは、輝度サンプルまたは彩度サンプルに関して通知され得る。

【0152】

いくつかの実施形態では、最大TUサイズは、符号化器および/または復号器に格納することができ、したがって、最大TUサイズはシグナリングされない。一例では、最大TUサイズは、プロファイルおよび/またはレベル定義に格納することができる。最大TUサイズは、輝度サンプルまたは彩度サンプルに関して格納することができる。

【0153】

本開示の態様によれば、CUのために二次変換が許可されているか否かが、CUのサイズ(またはCUサイズ)に基づいて判定され得る。一例では、CUのために二次変換が許可されているか否かが、CUサイズおよびCUサイズ閾値に基づいて判定され得る。CUサイズが

10

20

30

40

50

CUサイズ閾値以下である場合、二次変換は許可されると判定され、CUサイズがCUサイズ閾値よりも大きい場合、二次変換は許可されないと判定される。一例では、二次変換が許可されないと判定された場合、二次変換インデックスはシグナリングされない。したがって、二次変換が許可されないと復号器が判定した場合、復号器は、二次変換インデックスがシグナリングされないと判定することもできる。一例では、CUサイズは、64サンプルなどのCUの幅および／または高さを指すことができる。一例では、CUサイズは、 64×64 サンプルなどのCUの領域を指すことができる。

【0154】

一例では、CUサイズ閾値（例えば、CU幅閾値、CU高さ閾値、またはCU面積閾値）は、CU内のTUの最大サイズ以下に制限される。TUの最大サイズは、HLSでシグナリングすることができる。TUの最大サイズは、事前定義され、復号器に格納することもできる。

10

【0155】

上述したように、いくつかの例では、復号器は、CU内のTUをループして、CUの非ゼロ係数の数を判定し、次いで、二次変換インデックスがシグナリングされるかどうかを判定することができる。本開示の態様によれば、CUの非ゼロ係数の数をカウントする代わりに、二次変換インデックスがシグナリングされるかどうかは、CUの第1のCBの非ゼロ変換係数の最後の位置（または最後の非ゼロ係数位置）に基づいて決定することができる。第1のCBは、CU内の輝度ブロック、彩度ブロックなどの任意の適切なブロックとすることができます。二次変換インデックスは、CU内の第2のCBに対して選択された二次変換を示すことができる。

20

【0156】

本開示の態様によれば、CU内の第2のCBに対して二次変換を実行するかどうかは、二次変換インデックスがシグナリングされると決定されるかどうかに基づいて決定することができる。さらに、二次変換が実行されると判定された場合、第2のCBに対して二次変換インデックスによって示される二次変換が実行された後に、第2のCB内のサンプルを再構築することができる。あるいは、二次変換が実行されないと判定された場合、第2のCB内のサンプルは、第2のCBに対して二次変換を実行することなく再構築することができる。第2のCBは、CU内の輝度ブロックまたは彩度ブロックなどの任意の適切なブロックとすることができます。一例では、第1のCBは第2のCBである。別の例では、第1のCBは第2のCBとは異なる。

30

【0157】

一例では、CUは輝度ブロックを含む。第1のCBは輝度ブロックである。最後の位置は、輝度ブロックの最後の非ゼロの輝度係数位置である。したがって、二次変換インデックスがシグナリングされるかどうかは、最後の輝度位置に基づいて判定される。第2のCBも輝度ブロックまたは第1のCBである。

【0158】

いくつかの実施形態では、後述するように、二次変換インデックスがシグナリングされるかどうかを判定するために追加の情報を含めることができる。

【0159】

一例では、CUは輝度ブロックおよび彩度ブロックを含む。第1のCBは輝度ブロックである。最後の位置は、輝度ブロックの最後の非ゼロの輝度係数位置である。追加情報は、彩度ブロックの最後の非ゼロ彩度係数位置を含むことができる。したがって、二次変換インデックスがシグナリングされるかどうかは、彩度ブロックの最後の非ゼロ輝度係数位置および最後の非ゼロ彩度係数位置に基づいて判定される。第2のCBは、輝度ブロックおよび彩度ブロックのうちの1つとすることができます。

40

【0160】

一例では、CUは、輝度ブロックおよび2つの彩度ブロック（例えば、彩度ブロックIおよび彩度ブロックII）を含む。第1のCBは輝度ブロックである。最後の位置は、輝度ブロックの最後の非ゼロの輝度係数位置である。追加情報は、彩度ブロックIの最後の非ゼロ彩度係数位置Iおよび彩度ブロックIIの最後の非ゼロ彩度係数位置IIを含むことができる。した

50

がって、二次変換インデックスがシグナリングされるかどうかは、最後の非ゼロ輝度係数位置、彩度ブロックIの非ゼロ変換係数の最後の非ゼロ彩度係数位置I、および彩度ブロックIIの非ゼロ変換係数の最後の非ゼロ彩度係数位置IIに基づいて判定することができる。第2のCBは、輝度ブロック、彩度ブロックI、および彩度ブロックIIのうちの1つとすることができる。

【0161】

上述したように、二次変換インデックスがシグナリングされるかどうかは、CUの第1のCBの最後の非ゼロ係数位置に基づいて判定することができる。最後の非ゼロ係数位置は、水平成分（例えば、last_pos_x）および垂直成分（例えば、last_pos_y）を含むことができ、したがって、二次変換インデックスがシグナリングされるかどうかは、水平成分および／または垂直成分に基づいて判定することができる。水平成分および垂直成分は、0または0より大きい整数とすることができます。垂直成分は、0または0より大きい整数とすることができます。

【0162】

一実施形態では、水平成分は第1の閾値と比較することができ、および／または垂直成分は第2の閾値と比較することができる。第1の閾値は、第2の閾値と同一であり得る。あるいは、第1の閾値は第2の閾値と異なっていてもよい。第1の閾値および／または第2の閾値は、1、2、3などの正の整数とすることができます。

【0163】

一例では、水平成分が第1の閾値未満であるかどうか、および垂直成分が第2の閾値未満であるかどうかを判定することができる。水平成分が第1の閾値未満であると判定され、垂直成分が第2の閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定することができる。

【0164】

一例では、水平成分が第1の閾値以上であるかどうかを判定することができる。さらに、垂直成分が第2の閾値以上であるかどうかを判定することができる。水平成分が第1の閾値以上であると判定され、垂直成分が第2の閾値以上であると判定された場合、二次変換インデックスはシグナリングされると判定することができる。

【0165】

一実施形態では、最後の位置の水平成分と垂直成分との和が第3の閾値未満であるかどうかを判定することができる。和が第3の閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定することができる。第3の閾値は、1、2、3などの正の整数とすることができます。和が第3の閾値以上であると判定された場合、二次変換インデックスはシグナリングされると判定することができる。

【0166】

一実施形態では、水平成分および垂直成分のうちの最小成分が第4の閾値未満であるかどうかを判定することができる。水平成分および垂直成分のうちの最小成分が第4の閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定される。第4の閾値は、1、2、3などの正の整数とすることができます。

【0167】

一実施形態では、水平成分および垂直成分のうちの最大成分が第5の閾値未満であるかどうかを判定することができる。最大成分が第5の閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定される。第5の閾値は、1、2、3などの正の整数とすることができます。第4の閾値は、第5の閾値と同一であり得る。あるいは、第4の閾値は第5の閾値と異なっていてもよい。

【0168】

一実施形態では、第1のCBはCU内の輝度ブロックである。さらに、CUは彩度ブロックを含む。しかしながら、二次変換インデックスがシグナリングされるかどうかは、CUの輝度ブロックの最後の非ゼロ輝度係数位置のみに基づいて判定される。したがって、二次変換インデックスがシグナリングされるかどうかを判定する際に、彩度ブロックの最後の非

ゼロ彩度係数位置は考慮されない。

【0169】

一実施形態では、CUは、上述のように輝度ブロックおよび彩度ブロックを含む。二次変換インデックスがシグナリングされるかどうかは、輝度ブロックの最後の非ゼロ輝度係数位置および彩度ブロックの最後の非ゼロ彩度係数位置に基づいて判定される。同様に、最後の非ゼロ輝度係数位置は、輝度水平成分および輝度垂直成分を含むことができ、最後の非ゼロ彩度係数位置は、彩度水平成分および彩度垂直成分を含むことができる。したがって、二次変換インデックスがシグナリングされるかどうかは、輝度水平成分、輝度垂直成分、彩度水平成分、および／または彩度垂直成分に基づいて判定することができる。

【0170】

一実施形態では、最後の非ゼロ輝度および彩度係数位置のそれぞれの水平成分および垂直成分の1つまたはそれ以上を、1、2、3などのそれぞれの閾値と比較することができる。一例では、最後の非ゼロ輝度および彩度係数位置のそれぞれの水平成分および垂直成分のうちの1つまたはそれ以上がそれぞれの閾値未満であるかどうかを判定することができる。最後の非ゼロの輝度および彩度係数位置の各々のそれぞれの水平成分および垂直成分のうちの1つまたはそれ以上がそれぞれの閾値未満であるとき、二次変換インデックスはシグナリングされないと判定することができる。

【0171】

一実施形態では、水平和は、輝度水平成分と彩度水平成分とを合計することによって得られ、垂直和は、輝度垂直成分と彩度垂直成分とを合計することによって得られる。水平和および垂直和の各々がそれぞれの閾値未満であるかどうかを判定することができる。水平和および垂直和の各々がそれぞれの閾値未満であるとき、二次変換インデックスはシグナリングされないと判定することができる。

【0172】

一例では、輝度水平成分と輝度垂直成分との第1の和が判定され、彩度水平成分と彩度垂直成分との第2の和が判定される。第1の和および第2の和の各々がそれぞれの閾値未満であるかどうかを判定することができる。第1の和および第2の和の各々がそれぞれの閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定することができる。

【0173】

一実施形態では、総合計は、第1の和と第2の和とを合計することによって取得され、総合計が閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定することができる。

【0174】

一実施形態では、輝度水平成分および輝度垂直成分の第1の最小値が決定され、彩度水平成分および彩度垂直成分の第2の最小値が決定される。第1の最小値および第2の最小値の各々がそれぞれの閾値未満であるかどうかを判定することができる。第1の最小値および第2の最小値の各々がそれぞれの閾値未満であると判定された場合、二次変換インデックスはシグナリングされないと判定することができる。上記の説明は、輝度水平成分および輝度垂直成分の第1の最大値と、彩度水平成分および彩度垂直成分の第2の最大値とを使用して、二次変換インデックスがシグナリングされるかどうかを判定するように適合させることができる。

【0175】

同様に、水平和および垂直和の最小値を使用して、二次変換インデックスがシグナリングされるかどうかを判定することができる。水平和および垂直和の最大値を使用して、二次変換インデックスがシグナリングされるかどうかを判定することができる。

【0176】

本開示の態様によれば、CUの非ゼロ変換係数の数を判定する場合、CBのサイズ(CBサイズとも呼ばれる)が4などのサイズ閾値以上である場合、CUのCB内の非ゼロ変換係数をカウントすることができる。一例では、CBサイズがサイズ閾値未満である場合、CB内の

10

20

30

40

50

非ゼロ変換係数はカウントされず、すなわち、CUの非ゼロ変換係数の数に含まれない。サイズ閾値は予め定義され、復号器に格納することができる。サイズ閾値は、例えば、符号化器から復号器に明示的にシグナリングすることができる。さらに、CU内の非ゼロ変換係数の数が数閾値未満である場合、二次変換インデックスはシグナリングされないと判定することができる。

【 0 1 7 7 】

一例では、CUの色フォーマットはYUV 4 : 2 : 0である。CUは、輝度ブロックと、輝度ブロックと同じ場所に配置された2つの彩度ブロックとを含む。サイズ閾値は4である。輝度ブロックが $4 \times N$ または $N \times 4$ のサイズを有する場合、Nは輝度ブロックの幅または高さを指すことができ、4以上とすることができます、2つの彩度ブロックは $2 \times N / 2$ または $N / 2 \times 2$ のサイズを有する。一例では、Nは正の偶数である。CUの非ゼロ変換係数の数は、2つの彩度ブロックを考慮せずに輝度ブロックのみから判定される。2つの彩度ブロックの各々の幅または高さは、サイズ閾値未満である。別の例では、サイズ閾値は 4×4 であり、 $2 \times N / 2$ または $N / 2 \times 2$ のCBサイズもサイズ閾値より小さく、Nは正の偶数であり得る。2つの彩度ブロックに対して二次変換は実行されない。

【 0 1 7 8 】

一例では、CUの色フォーマットはYUV 4 : 2 : 2である。CUは、輝度ブロックと、輝度ブロックと同じ場所に配置された2つの彩度ブロックとを含む。サイズ閾値は4である。輝度ブロックのサイズが $4 \times N$ であり、Nが4以上である場合、2つの彩度ブロックのサイズは $2 \times N$ である。CUの非ゼロ変換係数の数は、2つの彩度ブロックを考慮せずに輝度ブロックのみから判定される。2つの彩度ブロックの各々の幅（例えば、2）は、サイズ閾値未満である。2つの彩度ブロックに対して二次変換は実行されない。

【 0 1 7 9 】

少なくとも1つの非ゼロ係数を含む 4×2 （または 2×4 ）の第1のサブブロックを取得するために、第1の係数ブロック（TBなど）に対して二次変換を実行することができる。例えば、第1のサブブロックおよび第2のサブブロックを含む第2のTBを取得するために、 4×4 の第1のTB（例えば、第1の係数ブロック）にRSTが適用される。 4×2 （または 2×4 ）の第1のサブブロックは、少なくとも1つの非ゼロ係数を含む。 4×2 （または 2×4 ）の第2のサブブロックの係数は0とみなされる。したがって、第1のサブブロック（すなわち、 4×2 （または 2×4 ）係数走査順序）の 4×2 （または 2×4 ）サブブロック走査は、第2のTBをエントロピー符号化するために適用される。一例では、 4×2 （または 2×4 ）係数走査順序は、 4×2 （または 2×4 ）彩度ブロックのエントロピー符号化に適用されるのと同じ走査順序である。

【 0 1 8 0 】

同様に、例えば、第1の係数ブロックが 8×4 （または 4×8 ）より大きい場合、少なくとも1つの非ゼロ係数を含む 8×4 （または 4×8 ）の第1のサブブロックを取得するために、第1の係数ブロック（TBなど）に対して二次変換を実行することができる。例えば、第1のサブブロックおよび第2のサブブロックを含む第2のTBを取得するために、 8×8 の第1のTB（例えば、第1の係数ブロック）にRSTが適用される。 8×4 （または 4×8 ）の第1のサブブロックは、少なくとも1つの非ゼロ係数を含む。 8×4 （または 4×8 ）の第2のサブブロックの係数は0とみなされる。したがって、第1のサブブロック（すなわち、 8×4 （または 4×8 ）係数走査順序）の 8×4 （または 4×8 ）ブロック走査は、第2のTBのエントロピー符号化に適用される。一例では、 8×4 （または 4×8 ）係数走査順序は、 8×4 （または 4×8 ）彩度ブロックのエントロピー符号化に適用されるのと同じ走査順序である。

【 0 1 8 1 】

図22は、本開示の一実施形態による処理（2200）の概要を示すフローチャートを示す。処理（2200）は、再構築中のブロックの予測ブロックを生成するために、イントラモードで符号化されたブロックの再構築に使用することができます。いくつかの例では、処理（2200）は、インターモードで符号化されたブロックの再構築に使用することができます。様々な実施形態では、処理（2200）は、端末機器（310）、（320）、（330）およ

び(340)の処理回路、ビデオ符号化器(403)の機能を実行する処理回路、ビデオ復号器(410)の機能を実行する処理回路、ビデオ復号器(510)の機能を実行する処理回路、ビデオ符号化器(603)の機能を実行する処理回路などの処理回路によって実行される。いくつかの実施形態では、処理(2200)はソフトウェア命令で実施され、したがって、処理回路がソフトウェア命令を実行すると、処理回路は処理(2200)を実行する。(S2201)から処理が開始され、(S2210)に進む。

【0182】

(S2210)において、CUの符号化情報は、符号化ビデオビットストリームから復号され得る。符号化情報は、CUの第1のCBの非ゼロ変換係数の最後の位置(または最後の非ゼロ係数位置)を示すことができる。一例では、CUは輝度ブロックおよび彩度ブロックを含むことができる。第1のCBは、輝度ブロックまたは彩度ブロックとすることができます。

10

【0183】

(S2220)において、符号化情報において二次変換インデックスがシグナリングされるかどうかは、上述したように、最後の非ゼロ係数位置に基づいて判定することができます。二次変換インデックスは、CU内の第2のCBに対して実行される二次変換を示すことができる。第2のCBは、輝度ブロックまたは彩度ブロックであり得る。

【0184】

一例では、最後の非ゼロ係数位置は、水平成分および垂直成分を含むことができ、符号化情報において二次変換インデックスがシグナリングされるかどうかは、水平成分および/または垂直成分に基づいて判定することができます。上述したように、二次変換インデックスがシグナリングされるかどうかを判定するために追加情報を使用することができ、ステップ(S2220)は、追加情報を含むように適切に適合させることができます。一例では、二次変換インデックスがシグナリングされると判定された場合、処理(2200)は(S2230)に進む。そうでない場合には、処理(2200)は、(S2250)に進む。

20

【0185】

(S2230)において、第2のCBに対して二次変換を実行するかどうかは、符号化情報において二次変換インデックスがシグナリングされると判定されるかどうかに基づいて判定することができます。いくつかの例では、二次変換インデックスがシグナリングされると判定されると、二次変換が実行されると判定される。二次変換を行うと判定された場合、処理(2200)は、(S2240)に進む。そうでない場合には、処理(2200)は、(S2250)に進む。

30

【0186】

(S2240)において、二次変換インデックスによって示される二次変換が、第2のCBに対して実行される。二次変換は、NSSTとすることができます。二次変換は、ゼロアウト方法を含むRSTとすることができます。例えば、第2のCBが 8×8 である場合、 8×4 の第1のサブブロックおよび 8×4 の第2のサブブロックを含む変換ブロックを取得するために、第2のCBにRSTが適用される。第1のサブブロックは、少なくとも1つの非ゼロ係数を含む。第2のサブブロック内の係数は計算されず0とみなされる。

【0187】

(S2250)において、第2のCB内のサンプルを再構築することができます。そして、処理(2200)は、(S2299)に進み、終了する。

40

【0188】

処理(2200)は、上述のように適切に適合させることができます。例えば、1つまたはそれ以上のステップは、修正、省略、または組み合わせることができます。一例では、ステップ(S2220)および(S2230)が組み合わされる。追加のステップを追加することもできる。また、処理(2200)の実行順序も修正可能である。

【0189】

図23は、本開示の一実施形態による処理(2300)の概要を示すフローチャートを示す。処理(2300)は、再構築中のブロックの予測ブロックを生成するために、イントラモードで符号化されたブロックの再構築に使用することができます。いくつかの例では、処理

50

(2300) は、インター モードで符号化されたブロックの再構築に使用することができる。様々な実施形態では、処理(2300)は、端末機器(310)、(320)、(330)および(340)の処理回路、ビデオ符号化器(403)の機能を実行する処理回路、ビデオ復号器(410)の機能を実行する処理回路、ビデオ復号器(510)の機能を実行する処理回路、ビデオ符号化器(603)の機能を実行する処理回路などの処理回路によって実行される。いくつかの実施形態では、処理(2300)はソフトウェア命令で実施され、したがって、処理回路がソフトウェア命令を実行すると、処理回路は処理(2300)を実行する。(S2301)から処理が開始され、(S2310)に進む。

【0190】

(S2310)において、CUの符号化情報は、符号化ビデオビットストリームから復号することができ、符号化情報はCUのサイズを示す。

10

【0191】

(S2320)において、二次変換が許可されるか否かが、CUのサイズおよびCUサイズ閾値に基づいて判定され得る。CUのサイズがCUサイズ閾値以下である場合、二次変換は許可されると判定される。処理(2300)は、(S2330)に移行する。CUのサイズがCUサイズ閾値より大きい場合、二次変換は許可されないと判定され、処理(2300)は(S2350)に進む。

20

【0192】

(S2330)において、CU内のCBに対して二次変換を実行するかどうかは、例えば、上述したように、二次変換インデックスがシグナリングされるかどうかに基づいて判定することができる。二次変換を行うと判定された場合、処理(2300)は、(S2340)に進む。そうでない場合には、処理(2300)は、(S2350)に進む。

【0193】

(S2340)において、ステップ(S2240)と同様に、二次変換インデックスによって示される二次変換がCBに対して実行される。

【0194】

(S2350)において、CB内のサンプルを再構築することができる。そして、処理(2300)は、(S2399)に進み、終了する。

30

【0195】

処理(2300)は、適切に適合させることができる。例えば、1つまたはそれ以上のステップを修正することができる。追加のステップを追加することもできる。

【0196】

ステップ(2200)とステップ(2300)は適宜組み合わせることができる。例えば、(S2310)および(S2320)を実施し、続いて(S2210)～(S2250)を実施することができる。

40

【0197】

上記の技法は、コンピュータ可読命令を使用してコンピュータソフトウェアとして実装でき、1つまたはそれ以上のコンピュータ可読媒体に物理的に格納できる。例えば、図24は、開示された主題の特定の実施形態を実装するのに適したコンピュータシステム(2400)を示している。

【0198】

コンピュータソフトウェアは、任意の適切な機械コードまたはコンピュータ言語を使用して符号化でき、アセンブリ、コンパイル、リンク、または同様のメカニズムの対象となり、1つまたはそれ以上のコンピュータ中央処理装置(CPU)、グラフィック処理装置(GPU)などによる直接、または解釈、マイクロコードの実行などを通じて実行できる命令を含むコードを作成する。

【0199】

命令は、例えば、パーソナルコンピュータ、タブレットコンピュータ、サーバ、スマートフォン、ゲーム装置、モノのインターネット装置などを含む、様々なタイプのコンピュータまたはその構成要素上で実行することができる。

50

【0200】

コンピュータシステム（2400）について図24に示される構成要素は、本質的に例示であり、本開示の実施形態を実装するコンピュータソフトウェアの使用または機能の範囲に關していくかなる制限を示唆することを意図しない。また、構成要素の構成は、コンピュータシステム（2400）の例示的な実施形態に示されている構成要素のいずれか1つまたは組み合わせに関する依存性または要件を有するものとして解釈されるべきではない。

【0201】

コンピュータシステム（2400）は、特定のヒューマンインターフェース入力装置を含み得る。そのようなヒューマンインターフェース入力装置は、例えば、触覚入力（キーストローク、スワイプ、データグローブの動きなど）、オーディオ入力（音声、拍手など）、視覚入力（ジェスチャなど）、嗅覚入力（図示せず）など、1人以上のユーザによる入力に応答し得る。ヒューマンインターフェース装置を使用して、音声（スピーチ、音楽、環境音など）、画像（スキャンした画像、静止画像カメラから得られる写真画像など）、ビデオ（2次元ビデオ、立体ビデオを含む3次元ビデオなど）など、人間による意識的な入力に必ずしも直接関係しない特定のメディアをキャプチャすることもできる。

10

【0202】

入力ヒューマンインターフェース装置には、キーボード（2401）、マウス（2402）、トラックパッド（2403）、タッチスクリーン（2410）、データグローブ（図示せず）、ジョイステイック（2405）、マイク（2406）、スキヤナ（2407）、カメラ（2408）のうち1つまたはそれ以上（それぞれ図示のものの1つのみ）が含まれ得る。

20

【0203】

コンピュータシステム（2400）はまた、特定のヒューマンインターフェース出力装置を含み得る。そのようなヒューマンインターフェース出力装置は、例えば、触覚出力、音、光、および嗅覚／味覚を通じて、1人または複数の人間のユーザの感覚を刺激している可能性がある。そのようなヒューマンインターフェース出力装置は、触覚出力装置（例えば、タッチスクリーン（2410）、データグローブ（図示せず）、またはジョイステイック（2405）による触覚フィードバックを含み得るが、入力装置として機能しない触覚フィードバック装置もあり得る）、音声出力装置（スピーカ（2409）、ヘッドホン（図示せず）など）、視覚的出力装置（それぞれにタッチスクリーン入力機能の有無にかかわらず、それぞれ触覚フィードバック機能の有無にかかわらず、ステレオグラフィック出力、仮想現実の眼鏡（図示せず）、ホログラフィックディスプレイおよびスマートタンク（図示せず）などの手段により、2次元の視覚的出力または3次元以上の出力を出力できるものもある、CRTスクリーン、LCDスクリーン、プラズマスクリーン、OLEDスクリーンを含むスクリーン（2410）など）、およびプリンタ（図示せず）を含み得る。

30

【0204】

コンピュータシステム（2400）には、人間がアクセスできる記憶装置と、CD／DVDを含むCD／DVD ROM／RW（2420）などの光学メディア（2421）、サムドライブ（2422）、リムーバブルハードドライブまたはソリッド・ステート・ドライブ（2423）、テープおよびフロッピーディスク（図示せず）などのレガシー磁気媒体、セキュリティドングル（図示せず）などの専用のROM／ASIC／PLDベースの装置などの関連媒体も含めることができる。

40

【0205】

当業者はまた、ここで開示される主題に関連して使用される「コンピュータ可読媒体」という用語は、送信媒体、搬送波、または他の一時的な信号を包含しないことを理解するべきである。

【0206】

コンピュータシステム（2400）は、1つまたはそれ以上の通信ネットワークへのインターフェースも含み得る。ネットワークは、例えば、無線、有線、光であり得る。さらに、ネットワークは、ローカル、広域、大都市圏、車両および産業、リアルタイム、遅延耐性などがある。ネットワークの例としては、イーサネット、無線LAN、GSM、3G、4G、5G

50

、LTEなどを含むセルラーネットワークなどのローカル・エリア・ネットワーク、ケーブルテレビ、衛星テレビ、地上波放送テレビを含むTV有線または無線広域デジタルネットワーク、CANBusなどが含まれる車両用、産業用など、などがある。特定のネットワークでは、一般に、特定の汎用データポートまたは周辺バス（2449）（例えば、コンピュータシステムのUSBポート（2400）など）に接続された外部ネットワークインターフェースアダプタが必要であり、他のものは一般に、以下に説明するようにシステムバスに接続することにより、コンピュータシステムのコア（2400）に統合される（例えば、PCコンピュータシステムへのイーサネットインターフェースまたはスマートフォンコンピュータシステムへのセルラーネットワークインターフェース）。これらのネットワークのいずれかを使用して、コンピュータシステム（2400）は他のエンティティと通信できる。このような通信は、単方向、受信のみ（例えば、放送TV）、単方向送信のみ（例えば、CANbusから特定のCANbus装置）、または双方向、例えば、ローカルエリアデジタルネットワークまたはワイドエリアデジタルネットワークを使用する他のコンピュータシステムへの通信であり得る。上記のように、特定のプロトコルとプロトコルスタックは、これらのネットワークとネットワークインターフェースのそれぞれで使用できる。

【0207】

前述のヒューマンインターフェース装置、ヒューマンアクセス可能な記憶装置、およびネットワークインターフェースは、コンピュータシステム（2400）のコア（2440）に接続することができる。

【0208】

コア（2440）には、1つまたはそれ以上の中央処理装置（CPU）（2441）、グラフィックス処理装置（GPU）（2442）、フィールド・プログラマブル・ゲート・エリア（FPGA）（2443）、特定のタスクのハードウェアアクセラレータ（2444）などの形式の特殊なプログラマブル処理装置を含めることができる。これらの装置は、読み取り専用メモリ（ROM）（2445）、ランダム・アクセス・メモリ（2446）、ユーザがアクセスできない内部ハードドライブ、SSDなどの内部大容量記憶装置（2447）とともに、システムバス（2448）を介して接続され得る。いくつかのコンピュータシステムでは、システムバス（2448）に1つまたはそれ以上の物理プラグの形でアクセスして、追加のCPU、GPUなどによる拡張を可能にすることができる。周辺機器は、コアのシステムバス（2448）に直接、または周辺バス（2449）を介して接続できる。周辺バスのアーキテクチャには、PCI、USBなどが含まれる。

【0209】

CPU（2441）、GPU（2442）、FPGA（2443）、およびアクセラレータ（2444）は、組み合わせて前述のコンピュータコードを構成できる特定の命令を実行できる。そのコンピュータコードは、ROM（2445）またはRAM（2446）に格納できる。移行データはRAM（2446）にも保存できるが、永続データは、例えば内部大容量記憶装置（2447）に保存できる。1つまたはそれ以上のCPU（2441）、GPU（2442）、大容量記憶装置（2447）、ROM（2445）、RAM（2446）などと密接に関連付けることができるキャッシュメモリを使用することにより、任意のメモリ装置に対する高速記憶および読み出しが可能になる。

【0210】

コンピュータ可読媒体は、様々なコンピュータ実施操作を実行するためのコンピュータコードをその上に有することができる。メディアおよびコンピュータコードは、本開示の目的のために特別に設計および構築されたものであり得るか、またはそれらは、コンピュータソフトウェア技術の当業者に周知であり利用可能な種類のものであり得る。

【0211】

限定ではなく例として、アーキテクチャ（2400）、特にコア（2440）を有するコンピュータシステムは、1つまたはそれ以上の有形のコンピュータ可読媒体に組み込まれたソフトウェアを実行するプロセッサ（CPU、GPU、FPGA、アクセラレータなどを含む）の結果として機能を提供できる。このようなコンピュータ可読媒体は、上で紹介したユーザ

10

20

30

40

50

がアクセス可能な大容量記憶装置、およびコア内部大容量記憶装置(2447)やROM(2445)などの非一時的な性質を持つコア(2440)の特定の記憶装置に関連付けられた媒体であり得る。本開示の様々な実施形態を実装するソフトウェアは、そのような装置に格納され、コア(2440)によって実行され得る。コンピュータ可読媒体は、特定のニーズに従って、1つまたはそれ以上のメモリ装置またはチップを含み得る。ソフトウェアは、コア(2440)、特にその中のプロセッサ(CPU、GPU、FPGAなどを含む)に、RAM(2446)に格納されているデータ構造の定義すること、およびソフトウェアで定義された処理に従ってそのようなデータ構造を変更することを含む、ここで説明する特定の処理または特定の処理の特定の部分を実行させることができる。加えて、または代替として、コンピュータシステムは、ここで説明する特定の処理または特定の処理の特定の部分を実行するためにソフトウェアの代わりに、またはソフトウェアと一緒に動作できる、回路(例:アクセラレータ(2444))に組み込まれたまたは他の方法で実装されたロジックの結果として機能を提供できる。ソフトウェアへの参照はロジックを含むことができ、その逆も適宜可能である。コンピュータ可読媒体への言及は、適宜、実行のためのソフトウェア、実行のためのロジックを具体化する回路、またはその両方を格納する回路(集積回路(IC)など)を包含することができる。本開示は、ハードウェアとソフトウェアとの任意の適切な組み合わせを包含する。

【0212】

付録A：頭字語

JEM : joint exploration model 共同探索モデル

VVC : versatile video coding 汎用ビデオ符号化

BMS : benchmark set ベンチマークセット

MV : Motion Vector 動きベクトル

HEVC : High Efficiency Video Coding 高効率ビデオ符号化

SEI : Supplementary Enhancement Information 補足エンハンスメント情報

VUI : Video Usability Information ビデオのユーザビリティ情報

GOP : Group of Pictures 画像群

TU : Transform Units, 変換ユニット

PU : Prediction Units 予測ユニット

CTU : Coding Tree Units 符号化ツリーユニット

CTB : Coding Tree Blocks 符号化ツリーブロック

PB : Prediction Blocks 予測ブロック

HRD : Hypothetical Reference Decoder 仮想参照復号器

SNR : Signal Noise Ratio 信号雑音比

CPU : Central Processing Units 中央処理装置

GPU : Graphics Processing Units グラフィックス処理ユニット

CRT : Cathode Ray Tube ブラウン管

LCD : Liquid - Crystal Display 液晶ディスプレイ

OLED : Organic Light - Emitting Diode 有機発光ダイオード

CD : Compact Disc コンパクトディスク

DVD : Digital Video Disc デジタル・ビデオ・ディスク

ROM : Read - Only Memory 読み出し専用メモリ

RAM : Random Access Memory ランダム・アクセス・メモリ

ASIC : Application - Specific Integrated Circuit 特定用途向け集積回路

PLD : Programmable Logic Device プログラマブル・ロジック・デバイス

LAN : Local Area Network ローカル・エリア・ネットワーク

GSM : Global System for Mobile communications グローバル移動体通信システム

LTE : Long - Term Evolution ロング・ターム・エボリューション

CANBus : Controller Area Network Bus コントローラ・エリア・ネットワーク・バス

USB : Universal Serial Bus ユニバーサル・シリアル・バス

10

20

30

40

50

PCI : Peripheral Component Interconnect 周辺構成要素相互接続

FPGA : Field Programmable Gate Areas フィールド・プログラマブル・ゲート・エリア

SSD : solid - state drive ソリッド・ステート・ドライブ

IC : Integrated Circuit 集積回路

CU : Coding Unit 符号化ユニット

【 0 2 1 3 】

本開示はいくつかの例示的な実施形態を説明してきたが、本開示の範囲内にある変更、置換、および様々な代替均等物が存在する。したがって、当業者は、本明細書では明示的に示されていないか、または記載されていないが、本開示の原理を具現化し、したがってその精神および範囲内にある多数のシステムおよび方法を考案できることが理解されよう。

10

【 0 2 1 4 】

付録I

4 × 4 変換

【 数 8 】

{ 64, 64, 64, 64 }

{ 83, 36, -36, -83 }

{ 64, -64, -64, 64 }

{ 36, -83, 83, -36 }

20

8 × 8 変換

【 数 9 】

{ 64, 64, 64, 64, 64, 64, 64, 64 }

{ 89, 75, 50, 18, -18, -50, -75, -89 }

{ 83, 36, -36, -83, -83, -36, 36, 83 }

{ 75, -18, -89, -50, 50, 89, 18, -75 }

{ 64, -64, -64, 64, 64, -64, -64, 64 }

{ 50, -89, 18, 75, -75, -18, 89, -50 }

{ 36, -83, 83, -36, -36, 83, -83, 36 }

{ 18, -50, 75, -89, 89, -75, 50, -18 }

30

16 × 16 変換

【 数 1 0 】

40

50

10

20

32 × 32 变换

【数11】

30

40

【 0 2 1 5 】

付録II

64点DCT - 2コア

{

50

、 aa、 aa }

{ bf、 bg、 bh、 bi、 bj、 bk、 bl、 bm、 bn、 bo、 bp、 bq、 br、 bs、 bt、 bu、 bv、 bw、 bx、 by、 bz、 ca、 cb、 cc、 cd、 ce、 cf、 cg、 ch、 ci、 cj、 ck、 - ck、 - cj、 - ci、 - ch、 - cg、 - cf、 - ce、 - cd、 - cc、 - cb、 - ca、 - bz、 - by、 - bx、 - bw、 - bv、 - bu、 - bt、 - bs、 - br、 - bq、 - bp、 - bo、 - bn、 - bm、 - bl、 - bj、 - bi、 - bh、 - bg、 - bf }

{ ap、 aq、 ar、 as、 at、 au、 aw、 ax、 ay、 az、 ba、 bb、 bc、 bd、 be、 - be、 - bd、 - bc、 - bb、 - ba、 - az、 - ay、 - ax、 - aw、 - av、 - au、 - at、 - as、 - ar、 - aq、 - ap、 - aq、 - ar、 - as、 - at、 - au、 - av、 - aw、 - ax、 - ay、 - az、 - ba、 - bb、 - bc、 - bd、 - be、 be、 bd、 bc、 bb、 ba、 az、 ay、 ax、 aw、 av、 au、 at、 as、 ar、 aq、 ap、 }

{ bg、 bj、 bm、 bp、 bs、 bv by、 cb、 ce、 ch、 ck、 - ci、 - cf、 - cc、 - bz、 - bw、 - bt、 - bq、 - bn、 - bk、 - bh、 - bf、 - bi、 - bl、 - bo、 - br、 - bu、 - bx、 - ca、 - cd、 - cg、 - cj、 cj、 cg、 cd、 ca、 bx、 bu、 br、 bo、 bl、 bi、 bf、 bh、 bk、 bn、 bq、 bt、 bw、 bz、 cc、 cf、 ci、 - ck、 - ch、 - ce、 - cb、 - by、 - bs、 - bp、 - bm、 - bj、 - bg }

{ ah、 ai、 aj、 ak、 al、 am、 an、 ao、 - ao、 - an、 - am、 - al、 - ak、 - aj、 - ai、 - ah、 - ah、 - ai、 - aj、 - ak、 - al、 - am、 - an、 - ao、 ao、 an、 am、 al、 ak、 aj、 ai、 ah、 ai、 aj、 ak、 al、 am、 an、 ao、 - an、 - am、 - al、 - ak、 - aj、 - ai、 - ah、 - ah、 - ai、 - aj、 - ak、 - al、 - am、 - an、 - ao、 ao、 an、 am、 al、 ak、 aj、 ai、 ah、 }

{ bh、 bm、 br、 bw、 cb、 cg、 - ck、 - cf、 - ca、 - bv、 - bq、 - bl、 - bg、 - bi、 - bn、 - bs、 - bx、 - cc、 - ch、 cj、 ce、 bz、 bu、 bp、 bk、 bf、 bj、 bo、 bt、 by、 cd、 ci、 - ci、 - cd、 - by、 - bt、 - bo、 - bj、 - bf、 - bk、 - bp、 - bu、 - bz、 - ce、 - cj、 ch、 cc、 bx、 bs、 bn、 bg、 bl、 bq、 bv、 ca、 cf、 ck、 - cg、 - cb、 - bw、 - br、 - bm、 - bh }

{ aq、 at、 aw、 az、 bc、 - be、 - bb、 - ay、 - av、 - as、 - ap、 - ar、 - au、 - ax、 - ba、 - bd、 bd、 ba、 ax、 au、 ar、 ap、 as、 av、 ay、 bb、 be、 - bc、 - az、 - aw、 - at、 - aq、 - aq、 - at、 - aw、 - az、 - bc、 be、 bb、 ay、 av、 as、 ap、 ar、 au、 ax、 ba、 bd、 - bd、 - ba、 - ax、 - au、 - ar、 - ap、 - as、 - av、 - ay、 - bb、 - be、 bc、 az、 aw、 at }

{ bi、 bp、 bw、 cd、 ck、 - ce、 - bx、 - bq、 - bj、 - bh、 - bo、 - bv、 - cc、 - cj、 cf、 by、 br、 bk、 bg、 bn、 bu、 cb、 ci、 - cg、 - bz、 - bs、 - bl、 - bf、 - bm、 - bt、 - ca、 - ch、 ch、 ca、 bt、 bm、 bf、 bl、 bs、 bz、 cg、 - ci、 - cb、 - bu、 - bn、 - bg、 - bk、 - br、 - by、 - cf、 cj、 cc、 bv、 bo、 bh、 bj、 bq、 bx、 ce、 - ck、 - cd、 - bw、 - bp }

{ ad、 ae、 af、 ag、 - ag、 - af、 - ae、 - ad、 - ad、 - ae、 - af、 - ag、 ag、 af、 ae、 ad、 ae、 af、 - ag、 - af、 - ae、 - ad、 - ad、 - ae、 - af、 - ag、 ag、 af、 ae、 ad、 ad、 ae、 af、 ag、 - ag、 - af、 - ae、 - ad、 - ad、 - ae、 - af、 - ag、 ag、 ag、 af、 ae、 ad }

{ bj、 bs、 cb、 ck、 - cc、 - bt、 - bk、 - bi、 - br、 - ca、 - cj、 cd、 bu、 bl、 bh、 bq、 bz、 ci、 - ce、 - bv、 - bm、 - bg、 - bp、 - by、 - ch、 cf、 bw、 bn、 bf、 bo、 bx、 cg、 - cg、 - bx、 - bo、 - bf、 - bn、 - bw、 - cf、 ch、 by、 bp、 bg、 bm、 bv、 ce、 - ci、 - bz、 - bq、 - bh、 - bl、 - bu、 - cd、 cj、 ca、 br、 bi、 bt、 cc、 - ck、 - cb、 - bs、 - bj }

{ ar、 aw、 bb、 - bd、 - ay、 - at、 - ap、 - au、 - az、 - be、 ba、 av、 aq、 as、 ax、 bc、 - bc、 - ax、 - as、 - aq、 - av、 - ba、 be、 az、 au、 ap、 at、 ay、 bd、 - bb }

10

20

30

40

50

' - aw、 - ar、 - ar、 - aw、 - bb、 bd、 ay、 at、 ap、 au、 az、 be、 - ba、 - av、 - a
 q、 - as、 - ax、 - bc、 bc、 ax、 as、 aq、 av、 ba、 - be、 - az、 - au、 - ap、 - at、
 - ay、 - bd、 bb、 aw、 ar}
 {bk、 bv、 cg、 - ce、 - bt、 - bi、 - bm、 - bx、 - ci、 cc、 br、 bg、 bo、 bz、 ck、
 - ca、 - bp、 - bf、 - bq、 - cb、 cj、 by、 bn、 bh、 bs、 cd、 - ch、 - bw、 - bl、 - bj
 ' - bu、 - cf、 cf、 bu、 bj、 bl、 bw、 ch、 - cd、 - bs、 - bh、 - bn、 - by、 - cj、 cb
 ' bq、 bf、 bp、 ca、 - ck、 - bz、 - bo、 - bg、 - br、 - cc、 ci、 bx、 bm、 bi、 bt、 ce
 ' - cg、 - bv、 - bk}
 {ai、 al、 ao、 - am、 - aj、 - ah、 - ak、 - an、 an、 ak、 ah、 aj、 am、 - ao、 - al
 ' - ai、 - al、 - ao、 am、 aj、 ah、 ak、 an、 - an、 - ak、 - ah、 - aj、 - am、 ao、 al
 ' ai、 al、 ao、 - am、 - aj、 - ah、 - ak、 - an、 an、 ak、 ah、 aj、 am、 - ao、 - al、
 - ai、 - ai、 - al、 - ao、 am、 aj、 ah、 ak、 - an、 - an、 - ak、 - ah、 - aj、 - am、
 ao、 al、 ai}
 {bl、 by - ck、 - bx、 - bk、 - bm、 - bz、 cj、 bw、 bj、 bn、 ca、 - ci、 - bv、 - bi
 ' - bo、 - cb、 ch、 bu、 bh、 bp、 cc、 - cg、 - bt、 - bg、 - bq、 - cd、 cf、 bs、 bf
 ' br、 ce、 - ce、 - br、 - bs、 - cf、 cd、 bq、 bg、 bt、 cg、 - cc、 - bp、 - bh、 - bu
 ' - ch、 cb、 bo、 bi、 bv、 ci、 - ca、 - bn、 - bj、 - bw、 - cj、 bz、 bm、 bk、 bx、 c
 k、 - by - bl}
 {as、 az、 - bd、 - aw、 - ap、 - av、 - bc、 ba、 at、 ar、 ay、 - be、 - ax、 - aq、
 - au、 - bb、 bb、 au、 aq、 ax、 be、 - ay、 - ar、 - at、 - ba、 bc、 av、 ap、 aw、 bd
 ' - az、 - as、 - az、 bd、 aw、 ap、 av、 bc、 - ba、 - at、 - ar、 - ay、 be、 ax、 aq、
 au、 bb、 - bb、 - au、 - aq、 - ax、 - be、 ay、 ar、 at、 ba、 - bc、 - av、 - ap、 - a
 w、 - bd、 az、 as}
 {bm、 cb、 - cf、 - bq、 - bi、 - bx、 cj、 bu、 bf、 bt、 ci、 - by、 - bj、 - bp、 - c
 e、 cc、 bn、 bl、 ca、 - cg、 - br、 - bh、 - bw、 ck、 bv、 bg、 bs、 ch、 - bz、 - bk、
 - bo、 - cd、 cd、 bo、 bk、 bz、 - ch、 - bs、 - bg、 - bv、 - ck、 bw、 bh、 br、 cg、
 - ca、 - bl、 - bn、 - cc、 ce、 bp、 bj by、 - ci、 - bt、 - bf、 - bu、 - cj、 bx、 bi、 b
 q、 cf、 - cb、 - bm}
 {ab、 ac、 - ac、 - ab、 - ab、 - ac、 ac、 ab、 ac、 - ac、 - ab、 - ab、 - ac、
 ac、 ab、 ab、 ac、 ac、 - ac、 - ab、 - ab、 ac、 - ac、 - ab、 - ab、 - ab
 ' - ac、 ac、 ab、 ab、 ac、 ac、 - ab、 - ab、 - ac、 ac、 ab、 - ab、 - ab、 - ab
 ' - ac、 ac、 ab、 - ab、 - ac、 - ab、 - ac、 - ab、 - ac、 - ac、 - ab、 - ab
 - ac、 - ab、 - ac、 - ab}
 {bn、 ce、 - ca、 - bj、 - br、 - ci、 bw、 bf、 bv、 - cj、 - bs、 - bi、 - bz、 cf、 b
 o、 bm、 cd、 - cb、 - bk、 - bq、 - ch、 bx、 bg、 bu、 - ck、 - bt、 - bh、 - by、 cg
 ' bp、 bl、 cc、 - bl、 - bp、 - cg、 by、 bh、 bt、 ck、 - bu、 - bg、 - bx、 ch、
 bq、 bk、 cb、 - cd、 - bm、 - bo、 - cf、 bz、 bi、 bs、 - bv、 - bf、 - bw、 ci、 br、 b
 j、 ca、 - ce、 - bn}
 {at、 bc、 - ay、 - ap、 - ax、 bd、 au、 as、 bb、 - az、 - aq、 - aw、 be、 av、 ar
 ' ba、 - ba、 - ar、 - av、 - be、 aw、 aq、 az、 - bb、 - as、 - au、 - bd、 ax、 ap、 a
 y、 - bc、 - at、 - at、 - bc、 ay、 ap、 ax、 - bd、 - au、 - as、 - bb、 az、 aq、 aw、
 - be、 - av、 - ar、 - ba、 ba、 ar、 av、 be、 - aw、 - aq、 - az、 bb、 as、 au、 bd、
 - ax、 - ap、 - ay、 bc、 at}
 {bo、 ch、 - bv、 - bh、 - ca、 cc、 bj、 bt、 - cj、 - bq、 - bm、 - cf、 bx、 bf、 by
 ' - ce、 - bl、 - br、 - ck、 bs、 bk、 cd、 - bz、 - bg、 - bw、 cg、 bn、 bp、 ci、 - b
 u、 - bi、 - cb、 cb、 bi、 - ci、 - bp、 - bn、 - cg、 bw、 bg、 bz、 - cd、 - bk、 - bs
 ' ck、 br、 bl、 ce、 - by、 - bf、 - bx、 cf、 bm、 bq、 cj、 - bt、 - bj、 - cc、 ca、 bh
 ' bv、 - ch、 - bo}
 {aj、 ao、 - ak、 - ai、 - an、 al、 ah、 am、 - am、 - ah、 - al、 an、 ai、 ak、 - ao
 ' - aj、 - aj、 - ao、 ak、 ai、 an、 - al、 - ah、 - am、 ah、 al、 - an、 - ai、 - ak、 a

10 20 30 40 50

o、aj、aj、ao、-ak、-ai、-an、al、ah、-am、-ah、-al、an、ai、ak、-aj、
-aj、-ao、ak、ai、an、-al、-ah、am、am、ah、al、-an、-ai、-ak、ao、aj
}

{bp、ck、-bq、-bo、-cj、br、bn、ci、-bs、-bm、-ch、bt、bl、cg、-bu
、-bk、-cf、bv、bj、ce、-bw、-bi、-cd、bx、bh、cc、-by、-bg、-cb、bz
、bf、ca、-ca、-bf、-bz、cb、bg、by、-cc、-bh、-bx、cd、bi、bw、-ce
、-bj、-bv、cf、bu、-cg、-bl、-bt、ch、bm、bs、-ci、-bn、-br、cj、bo
、bq、-ck、-bp}

{au、-be、-at、-av、bd、as、aw、-bc、-ar、-ax、bb、aq、ay、-ba、
-ap、-az、az、ap、ba、-ay、-aq、-bb、ax、ar、bc、-aw、-as、-bd、av、a
t、be、-au、-au、be、at、av、-bd、-as、-aw、bc、ar、ax、-bb、-aq、
-ay、ba、ap、az、-az、-ap、-ba、ay、aq、bb、-ax、-ar、-bc、aw、as、bd
、-av、-at、-be、au}

{bq、-ci、-bl、-bv、cd、bg、ca、-by、-bi、-cf、bt、bn、ck、-bo、-b
s、cg、bj、bx、-cb、-bf、-cc、bw、bk、ch、-br、-bp、cj、bm、bu、-ce
、-bh、-bz、bz、bh、ce、-bu、-bm、-cj、bp、br、-ch、-bk、-bw、cc、bf
、cb、-bx、-bj、-cg、bs、bo、-ck、-bn、-bt、cf、bi、by、-ca、-bg、-c
d、bv、bl、ci、-bq}

{ae、-ag、-ad、-af、af、ad、ag、-ae、-ae、ag、ad、af、-af、-ad
、-ag、ae、ae、-ag、-ad、-af、af、ad、ag、-ae、-ae、ag、ad、af、-af
、-ad、-ag、ae、ae、-ag、-ad、-af、af、ad、ag、-ae、-ae、ag、ad、af、-af
、-ad、-ag、ae、ae、-ag}

{br、-cf、-bg、-cc、bu、bo、-ci、-bj、-bz、bx、bl、ck、-bm、-bw
、ca、bi、ch、-bp、-bt、cd、bf、ce、-bs、-bq、cg、bh、cb、-bv、-bn、cj
、bk、by、-by、-bk、-cj、bn、bv、-cb、-bh、-cg、bq、bs、-ce、-bf、-c
d、bt、bp、-ch、-bi、-ca、bw、bm、-ck、-bl、-bx、bz、bj、ci、-bu、-b
g、cf、-br}

{av、-bb、-ap、-bc、au、aw、-ba、-aq、-bd、at、ax、-az、-ar、-b
e、as、ay、-ay、-as、be、ar、az、-ax、-at、bd、aq、ba、-aw、-au、bc
、ap、bb、-av、-av、bb、ap、bc、-au、-aw、ba、aq、bd、-at、-ax、az、ar
、be、-as、-ay、ay、as、-be、-ar、-az、ax、at、-bd、-ba、aw、-bc、-
ap、-bb、}

{bs、-cc、-bi、-cj、bl、bz、-bv、-bp、cf、bf、cg、-bo、-bw、by、bm
、-ci、-bh、-cd、br、bt、-cb、-bj、-ck、bk、ca、-bu、-bq、ce、bg、ch
、-bn、-bx、bx、bn、-ch、-bg、-ce、bq、bu、-ca、-bk、ck、bj、cb、-b
t、-br、cd、bh、ci、-bm、-by、bw、bo、-cg、-bf、bp、bv、-bz、-bl、cj
、bi、cc、-bs}

{ak、-am、-ai、ao、ah、an、-aj、-al、al、aj、-an、-ah、-ao、ai、am
、-ak、-ak、am、ai、-ao、-ah、-an、aj、al、-al、-aj、an、ah、ao、-ai
、-am、ak、ak、-am、-ai、ao、ah、an、-aj、-al、al、aj、-an、-ah、-ao
、ai、am、-ak、am、ai、-ao、-ah、-an、aj、al、-al、-aj、an、ah、
ao、-ai、-am、ak}

{bt、-bz、-bn、cf、bh、ck、-bi、-ce、bo、by、-bu、-bs、ca、bm、-c
g、-bg、-cj、bj、cd、-bp、-bx、bv、br、-cb、-bl、ch、bf、ci、-bk、-cc
、bq、bw、-bw、-bq、cc、bk、-ci、-bf、-ch、bl、cb、-br、-bv、bx、bp
、-cd、-bj、cj、bg、cg、-bm、-ca、bs、bu、-by、-bo、ce、bi、-ck、-bh
、-cf、bn、bz}

{aw、-ay、-au、ba、as、-bc、-aq、be、ap、bd、-ar、-bb、at、az、-a
v、-ax、ax、av、-az、-at、bb、ar、-bd、-ap、-be、aq、bc、-as、-ba、a

10

20

30

40

50

u, ay, - aw, - aw, ay, au, - ba, - as, bc, aq, - be, - ap, - bd, ar, bb, - at, - az, av, ax, - ax, - av, az, at, - bb, - ar, bd, ap, be, - aq, - bc, as, ba, - au, - ay, - aw }

```
{ bu、 - bw、 - bs、 by、 bq、 - ca、 - bo、 cc、 bm、 - ce、 - bk、 cg、 bi、 - ci、  
- bg、 ck、 bf、 cj、 - bh、 - ch、 bj、 cf、 - bl、 - cd、 bn、 cb、 - bp、 - bz、 br、 bx  
、 - bt、 - bv、 bv、 bt、 - bx、 - br、 bz、 bp、 - cb、 - bn、 cd、 bl、 - cf、 - bj、 ch  
、 bh、 - cj、 - bf、 - ck、 bg、 ci、 - bi、 - bo、 bk、 ce、 - bm、 - cc、 ca、 - bq、 -  
by、 bs、 }
```

```
{ bv, - bt, - bx, br, bz, - bp, - cb, bn, cd, - bl, - cf, bj, ch, - bh, - cj, bf, - ck, - bg, ci, bi, - cg, - bk, ce, bm, - cc, - bo, ca, bq, - by, - bs, bw, bu, - bu, - bs, by, - bq, - ca, bo, cc, - ce, bk, cg, - bi, - ci, bg, ck, - bf, cj, bh, - ch, - bj, cf, bl, - cd, - bn, cb, bp, - bz, - br, bx, bt, - bv }
```

{ ax、 - av、 - az、 at、 bb、 - ar、 - bd、 ap、 - be、 - aq、 bc as、 - ba、 - au、 a y、 aw、 - aw、 - ay、 au、 ba、 - as、 - bc、 aq、 be、 - ap、 bd、 ar、 - bb、 - at、 az、 av、 - ax、 - ax、 av、 az、 - at、 - bb、 ar、 bd、 - ap、 be、 aq、 - bc、 - as、 ba、 au、 - ay、 - aw、 aw、 ay、 - au、 - ba、 as、 bc、 - aq、 - be、 ap、 - bd、 - ar、 bb、 at、 - az、 - av、 - ax、 }

{ bw, - bq, - cc, bk, ci, - bf, ch, bl, - cb, - br, bv, bx, - bp, - cd, bj, cj, - bg, cg, bm, - ca, - bs, bu, by, - bo, - ce, bi, ck, - bh, cf, bn, - bz, - bt, bt, bz, - bn, - cf, bh, - ck, - bi, ce, bo, - by, - bu, bs, ca, - bm, - cg, bg, - cj, - bj, cd, bp, - bx, - bv, br, cb, - bl, - ch, bf, - ci, - bk, cc, bq bw }

{ al、 - aj、 - an、 ah、 - ao、 - ai、 am、 ak、 - ak、 - am、 ai、 ao、 - ah、 an、 aj、 - al、 - al、 aj、 an、 - ah、 ao、 ai、 - am、 - ak、 ak、 am、 - ai、 - ao、 ah、 - an、 - aj、 al、 al、 - aj、 - an、 ah、 - ao、 - ai、 am、 ak、 - am、 ai、 ao、 - ah、 an、 aj、 - al、 - al、 aj、 an、 - ah、 ao、 ai、 - am、 - ak、 ak、 am、 - ai、 - ao、 ah、 - an、 - aj、 al }

{ bx, - bn, - ch, bg, - ce, - bq, bu, ca, - bk, - ck, bj, - cb, - bt, br, cd, - bh, ci, bm, - by, - bw, bo, cg, - bf, cf, bp, - bv, - bz, bl, cj, - bi, cc, bs, - bs, - cc, bi, - cj, - bl, bz, bv, - bp, - cf, bf, - cg, - bo, bw, by, - bm, - ci, bh, - cd, - br, bt, cb, - bj, ck, bk, - ca, - bu, ce, - bg, ch, bn, - bx }

{ ay、 - as、 - be、 ar、 - az、 - ax、 at、 bd、 - aq、 ba、 aw、 - au、 - bc、 ap、 - bb、 - av、 av、 bb、 - ap、 bc、 au、 - aw、 - ba、 aq、 - bd、 - at、 ax、 az、 - ar、 be、 as、 - ay、 - ay、 as、 be、 - ar、 az、 ax、 - at、 - bd、 aq、 - ba、 - aw、 au、 bc、 - ap、 bb、 av、 - av、 - bb、 ap、 - bc、 - au、 aw、 ba、 - aq、 bd、 at、 - ax、 - az、 ar、 - be、 - as、 ay }

{ by, - bk, cj, bn, - bv, - cb, bh, - cg, - bq, bs, ce, - bf, cd, bt, - bp, - ch, bi, - ca, - bw, bm, ck, - bl, bx, bz, - bj, ci, bo, - bu, - cc, bg, - cf, - br, br, cf, - bg, cc, bu, - bo, - ci, bj, - bz, - bx, bl, - ck, - bm, bw, ca, - bi, ch, bp, - bt, - cd, bf, - ce, - bs, bq, cg, - bh, cb, bv, - bn, - cj, bk, - by }

{ af , - ad , ag , ae , - ae , - ag , ad , - af , - af , ad , - ag , - ae , ae , ag , - ad , af , af , - ad , ag , ae , - ae , - ag , ad , - af , - af , ad , - ag , - ae , ae , ag }

,
 - ad, af, af, - ad, ag, ae, - ae, - ag, ad, - af, - af, ad, - ag, - ae, ae
 , ag, - ad, af, af, - ad, ag, ae, - ae, - ag, ad, - af, - af, ad, - ag, - ae
 , ae, ag, - ad, af }
 { bz, - bh, ce, bu, - bm, cj, bp, - br, - ch, bk, - bw, - cc, bf, - cb,
 - bx, bj, - cg, - bs, bo, ck, - bn, bt, cf, - bi, by, ca, - bg, cd, bv, - bl
 , ci, bq, - bq, - ci, bl, - bv, - cd, bg, - ca, - by, bi, - cf, - bt, bn, - c
 k, - bo, bs, cg, - bj, bx, cb, - bf, cc, bw, - bk, ch, br, - bp, - cj, bm,
 - bu, - bz }
 { az, - ap, ba, ay, - aq, bb, ax, - ar, bc, aw, - as, bd, av, - at, be, a
 u, - au, - be, at, - av, - bd, as, - aw, - bc, ar, - ax, - bb, aq, - ay, -
 ba, ap, - az, - az, ap, - ba, - ay, aq, - bb, - ax, ar, - bc, - aw, as, - b
 d, - av, at, - be, - au, au, be, - at, av, bd, - as, aw, bc, - ar, ax, bb,
 - aq, ay, ba, - ap, az }
 { ca, - bf, bz, cb, - bg, by, cc, - bh, bx, cd, - bi, bw, ce, - bj, bv, cf
 , - bk, bu, cg, - bl, bt, ch, - bm, bs, ci, - bn, br, cj, - bo, bq, ck, - b
 p, bp, - ck, - bq, bo, - cj, - br, bn, - ci, - bs, bm, - ch, - bt, bl, - cg
 , - bu, bk, - cf, - bv, bj, - ce, - bw, bi, - cd, - bx, bh, - cc, - by, bg,
 - cb, - bz, bf, - ca }
 { am, - ah, al, an, - ai, ak, ao, - aj, aj, - ao, - ak, ai, - an, - al, ah
 , - am, - am, ah, - al, - an, ai, - ak, - ao, aj, - aj, ao, ak, - ai, an, al
 , - ah, am, am, - ah, al, an, - ai, ak, ao, - aj, aj, - ao, - ak, ai, - an,
 - al, ah, - am, - am, ah, - al, - an, ai, - ak, - ao, aj, - aj, ao, ak, - ai
 , an, al, - ah, am }
 { cb, - bi, bu, ci, - bp, bn, - cg, - bw, bg, - bz, - cd, bk, - bs, - ck
 , br, - bl, ce, by, - bf, bx, cf, - bm, bq, - cj, - bt, bj, - cc, - ca, bh,
 - bv, - ch, bo, - bo, ch, bv, - bh, ca, cc, - bj, bt, cj, - bq, bm, - cf,
 - bx, bf, - by, - ce, bl, - br, ck, bs, - bk, cd, bz, - bg, bw, cg, - bn, bp
 , - ci, - bu, bi, - cb }
 { ba, - ar, av, - be, - aw, aq, - az, - bb, as, - au, bd, ax, - ap, ay, b
 c, - at, at, - bc, - ay, ap, - ax, - bd, au, - as, bb, az, - aq, aw, be, -
 av, ar, - ba, - ba, ar, - av, be, aw, - aq, az, bb, - as, au, - bd, - ax, a
 p, - ay, - bc, at, - at, bc, ay, - ap, ax, bd, - au, as, - bb, - az, aq, - a
 w, - be, av, - ar, ba, }
 { cc, - bl, bp, - cg, - by, bh, - bt, ck, bu, - bg, bx, ch, - bq, bk, - c
 b, - cd, bm, - bo, cf, bz, - bi, bs, - cj, - bv, bf, - bw, - ci, br, - bj, c
 a, ce, - bn, bn, - ce, - ca, bj, - br, ci, bw, - bf, bv, cj, - bs, bi, - bz,
 - cf, bo, - bm, cd, cb, - bk, bq, - ch, - bx, bg, - bu, - ck, bt, - bh, by
 , cg, - bp, - cc }
 { ac, - ab, ab, - ac, ab, - ab, ac, ac, - ab, ab, - ac, - ac, ab, -
 ab, ac, ac, - ab, ab, - ac, - ac, ab, - ab, ac, ac, - ab, ab, - ac, - a
 c, ab, - ab, ac, ac, - ab, ab, - ac, - ac, ab, - ab, ac, ac, - ab, ab, - ac
 , - ac, ab, - ab, ac }
 { cd, - bo, bk, - bz, - ch, bs, - bg, bv, - ck, - bw, bh, - br, cg, ca,
 - bl, bn, - cc, - ce, bp, - bj, by, ci, - bt, bf, - bu, cj, bx, - bi, bq, - cf
 , - cb, bm, - bm, cb, cf, - bq, bi, - bx, - cj, bu, - bf, bt, - ci, - by, bj
 , - bp, ce, cc, - bn, bl, - ca, - cg, br, - bh, bw, ck, bv, bg, - bs, ch, b
 z, - bk, - cd }
 { bb, - au, aq, - ax, be, ay, - ar, at, - ba, - bc, av, - ap, aw, - bd,
 - az, as, - as, az, bd, - aw, ap, - av, bc, ba, - at, ar, - ay, - be, ax, -
 50

aq、au、-bb、-bb、au、-aq、ax、-be、-ay、ar、-at、ba、bc、-av、ap、-aw、bd、az、-as、as、-az、-bd、aw、-ap、av、-bc、-ba、at、-ar、ay、be、-ax、aq、-au、bb}

{ce、-br、bf、-bs、cf、cd、-bq、bg、-bt、cg、cc、-bp、bh、-bu、ch、cb、-bo、bi、-bv、ci、ca、-bn、bj、-bw、cj、bz、-bm、bk、-bx、ck、by、-bl、bl、-by、-ck、bx、-bk、bm、-bz、-cj、bw、-bj、bn、-ca、-ci、bv、-bi、bo、-cb、-ch、bu、-bh、bp、-cc、-cg、bt、-bg、bq、-cd、-cf、bs、-br、-ce}

{an、-ak、ah、-aj、am、ao、-al、ai、-ai、al、-ao、-am、aj、-ah、ak、-an、-an、ak、-ah、aj、-am、-ao、al、-ai、ai、-al、ao、am、-aj、ah、-ak、an、an、-ak、ah、-aj、am、ao、-al、ai、-ai、al、-ao、-am、aj、-ah、ak、-an、-an、ak、-ah、aj、-am、-ao、al、-ai、ai、-al、ao、am、-aj、ah、-ak、an}

{cf、-bu、bj、-bl、bw、-ch、-cd、bs、-bh、bn、-by、cj、cb、-bq、bf、-bp、ca、ck、-bz、bo、-bg、br、-cc、-ci、bx、-bm、bi、-bt、ce、cg、-bv、bk、-bk、bv、-cg、-ce、bt、-bi、bm、-bx、ci、cc、-br、bg、-bo、bz、-ck、-ca、bp、-bf、bq、-cb、-cj、by、-bn、bh、-bs、cd、ch、-bw、bl、-bu、-cf}

{bc、-ax、as、-aq、av、-ba、-be、az、-au、ap、-at、ay、-bd、-bb、aw、-ar、ar、-aw、bb、bd、-ay、at、-ap、au、-az、be、ba、-av、aq、-as、ax、-bc、-bc、ax、-as、aq、-av、ba、be、-az、au、-ap、at、-ay、bd、bb、-aw、ar、-ar、aw、-bb、-bd、ay、-at、ap、-au、az、-be、-ba、av、-aq、as、-ax、bc、}

{cg、-bx、bo、-bf、bn、-bw、cf、ch、-by、bp、-bg、bm、-bv、ce、ci、-bz、bq、-bh、bl、-bu、cd、cj、-ca、br、-bi、bk、-bt、cc、ck、-cb、bs、-bj、bj、-bs、cb、-ck、-cc、bt、-bk、bi、-br、ca、-cj、-cd、bu、-bl、bh、-bq、bz、-ci、-ce、bv、-bm、bg、-bp、by、-ch、-cf、bw、-bn、bf、-bo、bx、-cg}

{ag、-af、ae、-ad、ad、-ae、af、-ag、-ag、af、-ae、ad、-ad、ae、-af、ag、ag、-af、ae、-ad、ad、-ae、af、-ag、-ag、af、-ae、ad、-ad、ae、-af、ag、ag、-af、ae、-ad、ad、-ae、af、-ag、-ag、af、-ae、ad、-ad、ae、-af、ag、ag、-af、ae、-ad、ad、-ae、af、-ag、-ag、af、-ae、ad、-ad、ae、-af、ag}

{ch、-ca、bt、-bm、bf、-bl、bs、-bz、cg、ci、-cb、bu、-bn、bg、-bk、br、-by、cf、cj、-cc、bv、-bo、bh、-bj、bq、-bx、ce、ck、-cd、bw、-bp、bi、-bi、bp、-bw、cd、-ck、-ce、bx、-bq、bj、-bh、bo、-bv、cc、-cj、-cf、by、-br、bk、-bg、bn、-bu、cb、-ci、-cg、bz、-bs、bl、-bf、bm、-bt、ca、-ch}

{bd、-ba、ax、-au、ar、-ap、as、-av、ay、-bb、be、bc、-az、aw、-at、aq、-aq、at、-aw、az、-bc、-be、bb、-ay、av、-as、ap、-ar、au、-ax、ba、-bd、-bd、ba、-ax、au、-ar、ap、-as、av、-ay、bb、-be、-bc、az、-aw、at、-aq、aq、-at、aw、-az、bc、be、-bb、ay、-av、as、-ap、ar、-au、ax、-ba、-bd}

{ci、-cd、-bt、bo、-bj、bf、-bk、bp、-bu、bz、-ce、cj、ch、-cc、bx、-bs、bn、-bi、bg、-bl、bq、-bv、ca、-cf、ck、cg、-cb、bw、-br、bm、-bh、bh、-bm、br、-bw、cb、-cg、-ck、cf、-ca、bv、-bq、bl、-bg、bi、-bn、bs、-bx、cc、-ch、-cj、ce、-bz、bu、-bp、bk、-bf、bj、-bo、bt、-by、cd、-ci}

{ao、-an、am、-al、ak、-aj、ai、-ah、ah、-ai、aj、-ak、al、-am、an、-ao、-ao、an、-am、al、-ak、aj、-ai、ah、-ah、ai、-aj、ak、-al、am}

10

20

30

40

50

, - an, ao, ao, - an, am, - al, ak, - aj, ai, - ah, ah, - ai, aj, - ak, al, - am, an, - ao, - ao, an, - am, al, - ak, aj, - ai, ah, - ah, ai, - aj, ak, - al, am, - an, ao}

{ cj, - cg, cd, - ca, bx, - bu, br, - bo, bl, - bi, bf, - bh, bk, - bn, bq, - bt, bw, - bz, cc, - cf, ci, ck, - ch, ce, - cb, by, - bv, bs, - bp, bm, - bj, bg, - bg, bj, - bm, bp, - bs, bv, - by, cb, - ce, ch, - ck, - ci, cf, - cc, bz, - bw, bt, - bq, bn, - bk, bh, - bf, bi, - bl, bo, - br, bu, - bx, ca, - cd, cg, - cj }

{ be, - bd, bc, - bb, ba, - az, ay, - ax, aw, - av, au, - at, as, - ar, aq, - ap, ap, - aq, ar, - as, at, - au, av, - aw, ax, - ay, az, - ba, bb, - bc, bd, - be, bd, - bc, bb, - ba, az, - ay, ax, - aw, av, - au, at, - as, ar, - aq, ap, - ap, aq, - ar, as, - at, au, - av, aw, - ax, ay, - az, ba, - bb, bc, - bd, be }

{ ck, - cj, ci, - ch, cg, - cf, ce, - cd, cc, - cb, ca, - bz, by, - bx, bw, - bv, bu, - bt, bs, - br, bq, - bp, bo, - bn, bm, - bl, bk, - bj, bi, - bh, bg, - bf, bf, - bg, bh, - bi, bj, - bk, bl, - bm, bn, - bo, bp, - bq, br, - bs, bt, - bu, bv, - bw, bx, - by, bz, - ca, cb, - cc, cd, - ce, cf, - cg, ch, - ci, cj, ck }

}

ここで、

{ aa, ab, ac, ad, ae, af, ag, ah, ai, aj, ak, al, am, an, ao, ap, aq, ar, as, at, au, av, aw, ax, ay, az, ba, bb, bc, bd, be, bf, bg, bh, bi, bj, bk, bl, bm, bn, bo, bp, bq, br, bs, bt, bu, bv, bw, bx, by, bz, ca, cb, cc, cd, ce, cf, cg, ch, ci, cj, ck } =

{ 64, 83, 36, 89, 75, 50, 18, 90, 87, 80, 70, 57, 43, 25, 9, 90, 90, 88, 85, 82, 78, 73, 67, 61, 54, 46, 38, 31, 22, 13, 4, 91, 90, 90, 90, 88, 87, 86, 84, 83, 81, 79, 77, 73, 71, 69, 65, 62, 59, 56, 52, 48, 44, 41, 37, 33, 28, 24, 20, 15, 11, 7, 2 }

【 0 2 1 6 】

付録III

4点DST - 7

{ a, b, c, d }

{ c, c, 0, - c }

{ d, - a, - c, b }

{ b, - d, c, - a }

ここで、{ a, b, c, d } = { 29, 55, 74, 84 }

8点DST - 7 :

{ a, b, c, d, e, f, g, h, }

{ c, f, h, e, b, - a, - d, - g, }

{ e, g, b, - c, - h, - d, a, f, }

{ g, c, - d, - f, a, h, b, - e, }

{ h, - a, - g, b, f, - c, - e, d, }

{ f, - e, - a, g, - d, - b, h, - c, }

{ d, - h, e, - a, - c, g, - f, b, }

{ b, - d, f, - h, g, - e, c, - a, }

ここで、{ a, b, c, d, e, f, g, h } = { 17, 32, 46, 60, 71, 78, 85, 86 }

16点DST - 7

{ a, b, c, d, e, f, g, h, i, j, k, l, m, n, o, p, }

{ c, f, i, l, o, o, l, i, f, c, 0, - c, - f, - i, - l, - o, }

{ e, j, o, m, h, c, - b, - g, - l, - p, - k, - f, - a, d, i, n, }

10

20

30

40

50

{ g、n、l、e、-b、-i、-p、-j、-c、d、k、o、h、a、-f、-m、 }
 { i、o、f、-c、-l、-l、-c、f、o、i、0、-i、-o、-f、c、l、 }
 { k、k、0、-k、-k、0、k、k、0、-k、-k、0、k、k、0、-k、 }
 { m、g、-f、-n、-a、l、h、-e、-o、-b、k、i、-d、-p、-c、j、 }
 { o、c、-l、-f、i、i、-f、-l、c、o、0、-o、-c、l、f、-i、 }
 { p、-a、-o、b、n、-c、-m、d、l、-e、-k、f、j、-g、-i、h、 }
 { n、-e、-i、j、d、-o、a、m、-f、-h、k、c、-p、b、l、-g、 }
 { l、-i、-c、o、-f、o、-c、-i、l、0、-l、i、c、-o、f、 }
 { j、-m、c、g、-p、f、d、-n、i、a、-k、l、-b、-h、o、-e、 }
 { h、-p、i、-a、-g、o、-j、b、f、-n、k、-c、-e、m、-l、d、 } 10
 { f、-l、o、-i、c、c、-i、o、-l、f、0、-f、l、-o、i、-c、 }
 { d、-h、l、-p、m、-i、e、-a、-c、g、-k、o、-n、j、-f、b、 }
 { b、-d、f、-h、j、-l、n、-p、o、-m、k、-i、g、-e、c、-a、 }
 ここで、{a、b、c、d、e、f、g、h、i、j、k、l、m、n、o、p} = {9、17、25、3
 3、41、49、56、62、66、72、77、81、83、87、89、90} 32点DST - 7
 { a、b、c、d、e、f、g、h、i、j、k、l、m、n、o、p、q、r、s、t、u、v、w、x、y
 、z、A、B、C、D、E、F、 }
 { c、f、i、l、o、r、u、x、A、D、F、C、z、w、t、q、n、k、h、e、b、-a、-d、
 -g、-j、-m、-p、-s、-v、-y、-B、-E、 } 20
 { e、j、o、t、y、D、D、y、t、o、j、e、0、-e、-j、-o、-t、-y、-D、-D、
 -y、-t、-o、-j、-e、0、e、j、o、t、y、D、 }
 { g、n、u、B、D、w、p、i、b、-e、-l、-s、-z、-F、-y、-r、-k、-d、c
 、j、q、x、E、A、t、m、f、-a、-h、-o、-v、-C、 }
 { i、r、A、C、t、k、b、-g、-p、-y、-E、-v、-m、-d、e、n、w、F、x、o
 、f、-c、-l、-u、-D、-z、-q、-h、a、j、s、B、 }
 { k、v、F、u、j、-a、-l、-w、-E、-t、-i、b、m、x、D、s、h、-c、-n、
 -y、-C、-r、-g、d、o、z、B、q、f、-e、-p、-A、 }
 { m、z、z、m、0、-m、-z、-z、-m、0、m、z、z、m、0、-m、-z、-z、-
 m、0、m、z、z、m、0、-m、-z、-z、-m、0、m、z、 } 30
 { o、D、t、e、-j、-y、-y、-j、e、t、D、o、0、-o、-D、-t、-e、j、y、y
 、j、-e、-t、-D、-o、0、o、D、t、e、-j、-y、 }
 { q、E、n、-c、-t、-B、-k、f、w、y、h、-i、-z、-v、-e、l、C、s、b、
 -o、-F、-p、a、r、D、m、-d、-u、-A、-j、g、x、 }
 { s、A、h、-k、-D、-p、c、v、x、e、-n、-F、-m、f、y、u、b、-q、-C
 、-j、i、B、r、-a、-t、-z、-g、l、E、o、-d、-w、 }
 { u、w、b、-s、-y、-d、q、A、f、-o、-C、-h、m、E、j、-k、-F、-l、i
 、D、n、-g、-B、-p、e、z、r、-c、-x、-t、a、v、 }
 { w、s、-d、-A、-o、h、E、k、-l、-D、-g、p、z、c、-t、-v、a、x、r、
 -e、-B、-n、i、F、j、-m、-C、-f、q、y、b、-u、 } 40
 { y、o、-j、-D、-e、t、-e、-D、-j、o、y、0、-y、-o、j、D、e、-t、-
 t、e、D、j、-o、-y、0、y、o、-j、-D、-e、t、 }
 { A、k、-p、-v、e、F、f、-u、-q、j、B、a、-z、-l、o、w、-d、-E、-g
 、t、r、-i、-C、-b、y、m、-n、-x、c、D、h、-s、 }
 { C、g、-v、-n、o、u、-h、-B、a、D、f、-w、-m、p、t、-i、-A、b、E
 、e、-x、-l、q、s、-j、-z、c、F、d、-y、-k、r、 }
 { E、c、-B、-f、y、i、-v、-l、s、o、-p、-r、m、u、-j、-x、g、A、-d
 、-D、a、F、b、-C、-e、z、h、-w、-k、t、n、-q、 }
 { F、-a、-E、b、D、-c、-C、d、B、-e、-A、f、z、-g、-y、h、x、-i、
 -w、j、v、-k、-u、l、t、-m、-s、n、r、-o、-q、p、 } 50

{ D、 - e、 - y、 j、 t、 - o、 - o、 t、 j、 - y、 - e、 D、 0、 - D、 e、 y、 - j、 - t、 o
 、 - t、 - j、 y、 e、 - D、 0、 D、 - e、 - y、 j、 t、 - o、 }
 { B、 - i、 - s、 r、 j、 - A、 - a、 C、 - h、 - t、 q、 k、 - z、 - b、 D、 - g、 - u、 p、
 l、 - y、 - c、 E、 - f、 - v、 o、 m、 - x、 - d、 F、 - e、 - w、 n、 }
 { z、 - m、 - m、 z、 0、 - z、 m、 m、 - z、 0、 z、 - m、 - m、 z、 0、 - z、 m、 m、
 - z、 0、 z、 - m、 - m、 z、 0、 - z、 m、 - m、 - z、 0、 z、 - m、 }
 { x、 - q、 - g、 E、 - j、 - n、 A、 - c、 - u、 t、 d、 - B、 m、 k、 - D、 f、 r、 - w、
 - a、 y、 - p、 - h、 F、 - i、 - o、 z、 - b、 - v、 s、 e、 - C、 l、 }
 { v、 - u、 - a、 w、 - t、 - b、 x、 - s、 - c、 y、 - r、 - d、 z、 - q、 - e、 A、 - p、
 - f、 B、 - o、 - g、 C、 - n、 - h、 D、 - m、 - i、 E、 - l、 - j、 F、 - k、 } 10
 { t、 - y、 e、 o、 - D、 j、 j、 - D、 o、 e、 - y、 t、 0、 - t、 y、 - e、 - o、 D、 - j、
 - j、 D、 - o、 - e、 y、 - t、 0、 t、 - y、 e、 o、 - D、 j、 }
 { r、 - C、 k、 g、 - y、 v、 - d、 - n、 F、 - o、 - c、 u、 - z、 h、 j、 - B、 s、 - a、 -
 q、 D、 - l、 - f、 x、 - w、 e、 m、 - E、 p、 b、 - t、 A、 - i、 }
 { p、 - F、 q、 - a、 - o、 E、 - r、 b、 n、 - D、 s、 - c、 - m、 C、 - t、 d、 l、 - B、 u
 、 - e、 - k、 A、 - v、 f、 j、 - z、 w、 - g、 - i、 y、 - x、 h、 }
 { n、 - B、 w、 - i、 - e、 s、 - F、 r、 - d、 - j、 x、 - A、 m、 a、 - o、 C、 - v、 h、 f
 、 - t、 E、 - q、 c、 k、 - y、 z、 - l、 - b、 p、 - D、 u、 - g、 } 20
 { l、 - x、 C、 - q、 e、 g、 - s、 E、 - v、 j、 b、 - n、 z、 - A、 o、 - c、 - i、 u、 - F
 、 t、 - h、 - d、 p、 - B、 y、 - m、 a、 k、 - w、 D、 - r、 f、 }
 { j、 - t、 D、 - y、 o、 - e、 o、 - y、 D、 - t、 j、 0、 - j、 t、 - D、 y、 - o、 e
 、 e、 - o、 y、 - D、 t、 - j、 0、 j、 - t、 D、 - y、 o、 - e、 }
 { h、 - p、 x、 - F、 y、 - q、 i、 - a、 - g、 o、 - w、 E、 - z、 r、 - j、 b、 f、 - n、 v
 、 - D、 A、 - s、 k、 - c、 - e、 m、 - u、 C、 - B、 t、 - l、 d、 }
 { f、 - l、 r、 - x、 D、 - C、 w、 - q、 k、 - e、 - a、 g、 - m、 s、 - y、 E、 - B、 v、
 - p、 j、 - d、 - b、 h、 - n、 t、 - z、 F、 - A、 u、 - o、 i、 - c、 }
 { d、 - h、 l、 - p、 t、 - x、 B、 - F、 C、 - y、 u、 - q、 m、 - i、 e、 - a、 - c、 g、
 - k、 o、 - s、 w、 - A、 E、 - D、 z、 - v、 r、 - n、 j、 - f、 b、 }
 { b、 - d、 f、 - h、 j、 - l、 n、 - p、 r、 - t、 v、 - x、 z、 - B、 D、 - F、 E、 - C、 A
 、 - y、 w、 - u、 s、 - q、 o、 - m、 k、 - i、 g、 - e、 c、 - a、 } 30
 ここで、 {a、 b、 c、 d、 e、 f、 g、 h、 i、 j、 k、 l、 m、 n、 o、 p、 q、 r、 s、 t、 u、 v、
 w、 x、 y、 z、 A、 B、 C、 D、 E、 F} = {4、 9、 13、 17、 21、 26、 30、 34、 38、 42、
 45、 50、 53、 56、 60、 63、 66、 68、 72、 74、 77、 78、 80、 82、 84、 85、 86、 8
 8、 88、 89、 90、 90} }
 4点DCT - 8
 { a、 b、 c、 d、 }
 { b、 0、 - b、 - b、 }
 { c、 - b、 - d、 a、 }
 { d、 - b、 a、 - c、 }
 ここで、 {a、 b、 c、 d} = {84、 74、 55、 29} 40
 8点DCT - 8 :
 { a、 b、 c、 d、 e、 f、 g、 h、 }
 { b、 e、 h、 - g、 - d、 - a、 - c、 - f、 }
 { c、 h、 - e、 - a、 - f、 g、 b、 d、 }
 { d、 - g、 - a、 - h、 c、 e、 - f、 - b、 }
 { e、 - d、 - f、 c、 g、 - b、 - h、 a、 }
 { f、 - a、 g、 e、 - b、 h、 d、 - c、 }
 { g、 - c、 b、 - f、 - h、 d、 - a、 e、 }
 { h、 - f、 d、 - b、 a、 - c、 e、 - g、 }
 ここで、 {a、 b、 c、 d、 e、 f、 g、 h} = {86、 85、 78、 71、 60、 46、 32、 17} 50

16点DCT - 8

{a、b、c、d、e、f、g、h、i、j、k、l、m、n、o、p、}
 {b、e、h、k、n、0、-n、-k、-h、-e、-b、-e、-h、-k、-n、}
 {c、h、m、-p、-k、-f、-a、-e、-j、-o、n、i、d、b、g、l、}
 {d、k、-p、-i、-b、-f、-m、n、g、a、h、o、-l、-e、-c、-j、}
 {e、n、-k、-b、-h、0、h、b、k、-n、-e、-e、-n、k、b、h、}
 {f、0、-f、-f、0、f、0、-f、-f、0、f、0、-f、-f、-f、}
 {g、-n、-a、-m、h、f、-o、-b、-l、i、e、-p、-c、-k、j、d、}
 {h、-k、-e、n、b、0、-b、-n、e、k、-h、-h、k、e、-n、-b、}
 {i、-h、-j、g、k、-f、-l、e、m、-d、-n、c、o、-b、-p、a、} 10
 {j、-e、-o、a、-n、-f、i、k、-d、-p、b、-m、-g、h、l、-c、}
 {k、-b、n、h、-e、0、e、-h、-n、b、-k、-k、b、-n、-h、e、}
 {l、-b、i、o、-e、f、-p、-h、c、-m、-k、a、-j、-n、d、-g、}
 {m、-e、d、-l、-n、f、-c、k、o、-g、b、-j、-p、h、-a、i、}
 {n、-h、b、-e、k、0、-k、e、-b、h、-n、-n、h、-b、e、-k、}
 {o、-k、g、-c、b、-f、j、-n、-p、l、-h、d、-a、e、-i、m、}
 {p、-n、l、-j、h、-f、d、-b、a、-c、e、-g、i、-k、m、-o、}
 ここで、{a、b、c、d、e、f、g、h、i、j、k、l、m、n、o、p} = {90、89、87、

83、81、77、72、66、62、56、49、41、33、25、17、9}

32点DCT - 8

{a、b、c、d、e、f、g、h、i、j、k、l、m、n、o、p、q、r、s、t、u、v、w、x、y
 、z、A、B、C、D、E、F、} 20
 {b、e、h、k、n、q、t、w、z、C、F、-E、-B、-y、-v、-s、-p、-m、-j
 、-g、-d、-a、-c、-f、-i、-l、-o、-r、-u、-x、-A、-D、}
 {c、h、m、r、w、B、0、-B、-w、-r、-m、-h、-c、-c、-h、-m、-r、
 -w、-B、0、B、w、r、m、h、c、h、m、r、w、B、}
 {d、k、r、y、F、-A、-t、-m、-f、-b、-i、-p、-w、-D、C、v、o、h、
 a、g、n、u、B、-E、-x、-q、-j、-c、-e、-l、-s、-z}
 {e、n、w、F、-y、-p、-g、-c、-l、-u、-D、A、r、i、a、j、s、B、-C、
 -t、-k、-b、-h、-q、-z、E、v、m、d、f、o、x、} 30
 {f、q、B、-A、-p、-e、-g、-r、-C、z、o、d、h、s、D、-y、-n、-c、
 -i、-t、-E、x、m、b、j、u、F、-w、-l、-a、-k、-v}
 {g、t、0、-t、-g、-g、-t、0、t、g、g、t、0、-t、-g、-t、0、t、g、g、t
 、0、-t、-g、-g、-t、0、t、g、g、t、}
 {h、w、-B、-m、-c、-r、0、r、c、m、B、-w、-h、-h、-w、B、m、c、
 r、0、-r、-c、-m、-B、w、h、h、w、-B、-m、-c、-r、}
 {i、z、-w、-f、-l、-C、t、c、o、F、-q、-a、-r、E、n、d、u、-B、-k
 、-g、-x、y、h、j、A、-v、-e、-m、-D、s、b、p、} 40
 {j、C、-r、-b、-u、z、g、m、F、-o、-e、-x、w、d、p、-E、-l、-h、
 -A、t、a、s、-B、-i、-k、-D、q、c、v、-y、-f、-n、}
 {k、F、-m、-i、-D、o、g、B、-q、-e、-z、s、c、x、-u、-a、-v、w、
 b、t、-y、-d、-r、A、f、p、-C、-h、-n、E、j、l、}
 {l、-E、-h、-p、A、d、t、-w、-a、-x、s、e、B、-o、-i、-F、k、m、
 -D、-g、-q、z、c、u、-v、-b、-y、r、f、C、-n、-j、}
 {m、-B、-c、-w、r、h、0、-h、-r、w、c、B、-m、-m、B、c、w、-r、
 -h、0、h、r、-w、-c、-B、m、m、-B、-c、-w、r、h、}
 {n、-y、-c、-D、i、s、-t、-h、E、d、x、-o、-m、z、b、C、-j、-r、u
 、g、-F、-e、-w、p、l、-A、-a、-B、k、q、-v、-f、}
 {o、-v、-h、C、a、D、-g、-w、n、p、-u、-i、B、b、E、-f、-x、m、q
 、-t、-j、A、c、F、-e、-y、l、r、-s、-k、z、d、} 50

{ p、 - s、 - m、 v、 j、 - y、 - g、 B、 d、 - E、 - a、 - F、 c、 C、 - f、 - z、 i、 w、
 - l、 - t、 o、 q、 - r、 - n、 u、 k、 - x、 - h、 A、 e、 - D、 - b、 }
 { q、 - p、 - r、 o、 s、 - n、 - t、 m、 u、 - l、 - v、 k、 w、 - j、 - x、 i、 y、 - h、 -
 z、 g、 A、 - f、 - B、 e、 C、 - d、 - D、 c、 E、 - b、 - F、 a、 }
 { r、 - m、 - w、 h、 B、 - c、 0、 c、 - B、 - h、 w、 m、 - r、 - r、 m、 w、 - h、 - B
 、 c、 0、 - c、 B、 h、 - w、 - m、 r、 r、 - m、 - w、 h、 B、 - c、 }
 { s、 - j、 - B、 a、 - C、 - i、 t、 r、 - k、 - A、 b、 - D、 - h、 u、 q、 - l、 - z、 c、
 - E、 - g、 v、 p、 - m、 - y、 d、 - F、 - f、 w、 o、 - n、 - x、 e、 }
 { t、 - g、 0、 g、 - t、 - t、 g、 0、 - g、 t、 t、 - g、 0、 g、 - t、 - t、 g、 0、 - g、 t
 、 t、 - g、 0、 g、 - t、 - t、 g、 0、 - g、 t、 t、 - g、 } 10
 { u、 - d、 B、 n、 - k、 - E、 g、 - r、 - x、 a、 - y、 - q、 h、 - F、 - j、 o、 A、 - c
 、 v、 t、 - e、 C、 m、 - l、 - D、 f、 - s、 - w、 b、 - z、 - p、 i }
 { v、 - a、 w、 u、 - b、 x、 t、 - c、 y、 s、 - d、 z、 r、 - e、 A、 q、 - f、 B、 p、 - g
 、 C、 o、 - h、 D、 n、 - i、 E、 m、 - j、 F、 l、 - k、 }
 { w、 - c、 r、 B、 - h、 m、 0、 - m、 h、 - B、 - r、 c、 - w、 - w、 c、 - r、 - B、 h
 、 - m、 0、 m、 - h、 B、 r、 - c、 w、 w、 - c、 r、 B、 - h、 m、 }
 { x、 - f、 m、 - E、 - q、 b、 - t、 - B、 j、 - i、 A、 u、 - c、 p、 F、 - n、 e、 - w、
 - y、 g、 - l、 D、 r、 - a、 s、 C、 - k、 h、 - z、 - v、 d、 - o、 }
 { y、 - i、 h、 - x、 - z、 j、 - g、 w、 A、 - k、 f、 - v、 - B、 l、 - e、 u、 C、 - m、 d
 、 - t、 - D、 n、 - c、 s、 E、 - o、 b、 - r、 - F、 p、 - a、 q、 } 20
 { z、 - l、 c、 - q、 E、 u、 - g、 h、 - v、 - D、 p、 - b、 m、 - A、 - y、 k、 - d、 r、
 - F、 - t、 f、 - i、 w、 C、 - o、 a、 - n、 B、 x、 - j、 e、 - s、 }
 { A、 - o、 c、 - j、 v、 F、 - t、 h、 - e、 q、 - C、 - y、 m、 - a、 l、 - x、 - D、 r、 -
 f、 g、 - s、 E、 w、 - k、 b、 - n、 z、 B、 - p、 d、 - i、 u、 }
 { B、 - r、 h、 - c、 m、 - w、 0、 w、 - m、 c、 - h、 r、 - B、 - B、 r、 - h、 c、 - m
 、 w、 0、 - w、 m、 - c、 h、 - r、 B、 B、 - r、 h、 - c、 m、 - w、 }
 { C、 - u、 m、 - e、 d、 - l、 t、 - B、 - D、 v、 - n、 f、 - c、 k、 - s、 A、 E、 - w、
 o、 - g、 b、 - j、 r、 - z、 - F、 x、 - p、 h、 - a、 i、 - q、 y、 }
 { D、 - x、 r、 - l、 f、 - a、 g、 - m、 s、 - y、 E、 C、 - w、 q、 - k、 e、 - b、 h、 - n
 、 t、 - z、 F、 B、 - v、 p、 - j、 d、 - c、 i、 - o、 u、 - A、 } 30
 { E、 - A、 w、 - s、 o、 - k、 g、 - c、 b、 - f、 j、 - n、 r、 - v、 z、 - D、 - F、 B、
 - x、 t、 - p、 l、 - h、 d、 - a、 e、 - i、 m、 - q、 u、 - y、 C、 }
 { F、 - D、 B、 - z、 x、 - v、 t、 - r、 p、 - n、 l、 - j、 h、 - f、 d、 - b、 a、 - c、 e
 、 - g、 i、 - k、 m、 - o、 q、 - s、 u、 - w、 y、 - A、 C、 - E、 }
 ここで、 { a、 b、 c、 d、 e、 f、 g、 h、 i、 j、 k、 l、 m、 n、 o、 p、 q、 r、 s、 t、 u、 v、
 w、 x、 y、 z、 A、 B、 C、 D、 E、 F } = { 90、90、89、88、88、86、85、84、82、8
 0、78、77、74、72、68、66、63、60、56、53、50、45、42、38、34、30、26
 、21、17、13、9、4 }

【符号の説明】

【0 2 1 7】 40

102 矢印

103 矢印

104 正方形ブロック

180 概略図

201 現在のブロック

202 周囲サンプル

203 周囲サンプル

204 周囲サンプル

205 周囲サンプル

206 周囲サンプル

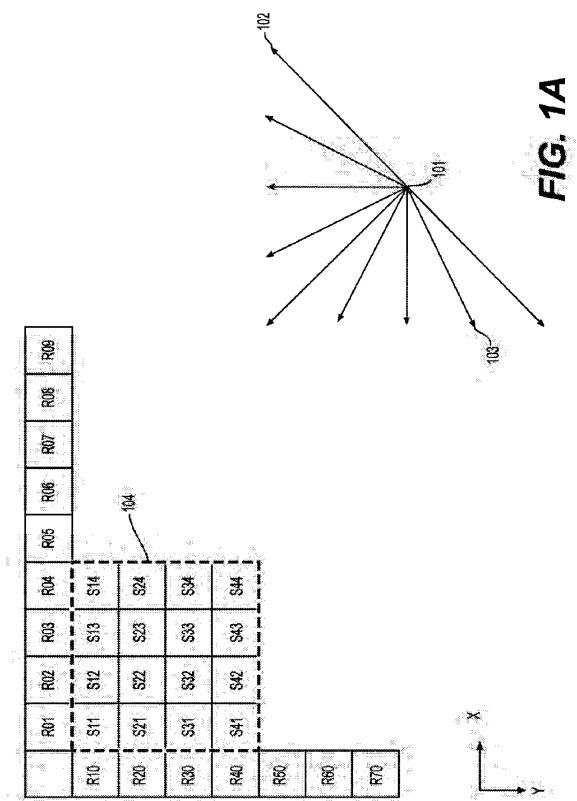
300	通信システム	
310	端末機器	
320	端末機器	
330	端末機器	
340	端末機器	
350	ネットワーク	
400	通信システム	
401	ビデオソース	
402	ビデオ画像のストリーム	10
403	ビデオ符号化器	
404	符号化されたビデオデータ	
405	ストリーミングサーバ	
406	クライアントサブシステム	
407	コピー	
408	クライアントサブシステム	
409	コピー	
410	ビデオ復号器	
411	ビデオ画像の出力ストリーム	
412	ディスプレイ	
413	キャプチャサブシステム	20
420	電子機器	
430	電子機器	
501	チャネル	
510	ビデオ復号器	
512	レンダリング装置	
515	バッファメモリ	
520	パーサ	
521	シンボル	
530	電子機器	
531	受信機	30
551	スケーラ / 逆変換ユニット	
552	イントラ画像予測ユニット	
553	動作補償予測ユニット	
555	アグリゲータ	
556	ループ・フィルタ・ユニット	
557	参照画像メモリ	
558	画像バッファ	
601	ビデオソース	
603	ビデオ符号化器	
620	電子機器	40
630	ソース符号化器	
632	符号化エンジン	
633	復号器	
634	参照画像メモリ	
635	予測器	
640	送信機	
643	符号化ビデオシーケンス	
645	エントロピー符号化器	
650	コントローラ	
660	通信チャネル	50

703	ビデオ符号化器	
721	汎用コントローラ	
722	イントラ符号化器	
723	残差計算器	
724	残差符号化器	
725	エントロピー符号化器	
726	スイッチ	
728	残差復号器	
730	インター符号化器	10
810	ビデオ復号器	
871	エントロピー復号器	
872	イントラ復号器	
873	残差復号器	
874	再構築モジュール	
880	インター復号器	
1110	残差ブロック	
1112	係数ブロック	
1120	残差ブロック	
1122	係数ブロック	
1300	変換符号化処理	20
1310	順一次変換	
1312	順二次変換	
1316	ビットストリーム	
1320	逆一次変換	
1322	逆二次変換	
1400	変換符号化処理	
1412	順二次変換	
1501	縮小順変換の処理	
1502	縮小逆変換の処理	
1510	残差ブロック	30
1550	表	
1710	符号化ブロック	
2200	処理	
2300	処理	
2400	コンピュータシステム	
2401	キーボード	
2402	マウス	
2403	トラックパッド	
2405	ジョイスティック	
2406	マイク	40
2407	スキーナ	
2408	カメラ	
2409	スピーカ	
2410	タッチスクリーン	
2421	光学メディア	
2422	サムドライブ	
2423	ソリッド・ステート・ドライブ	
2440	コア	
2443	フィールドプログラマブルゲートエリア (FPGA)	
2444	特定のタスクのハードウェアアクセラレータ	50

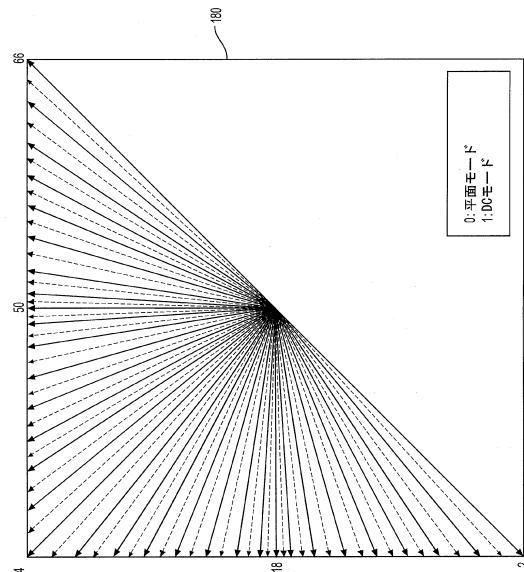
- 2445 読み取り専用メモリ (ROM)
 - 2446 ランダム・アクセス・メモリ
 - 2447 内部大容量記憶装置
 - 2448 システムバス
 - 2449 周辺バス
 - 2450 グラフィックアダプタ
 - 2454 ネットワークインターフェース

【义面】

【図1A】



【図1B】



0:平面モード
1:DCモード

10

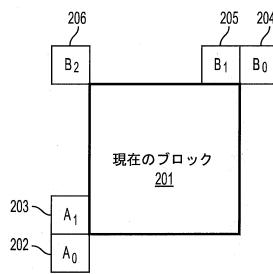
20

30

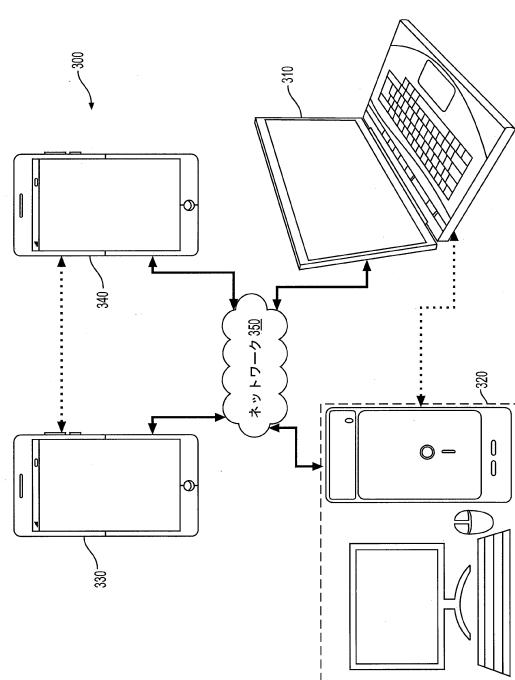
40

50

【図2】



【図3】



10

20

【図4】

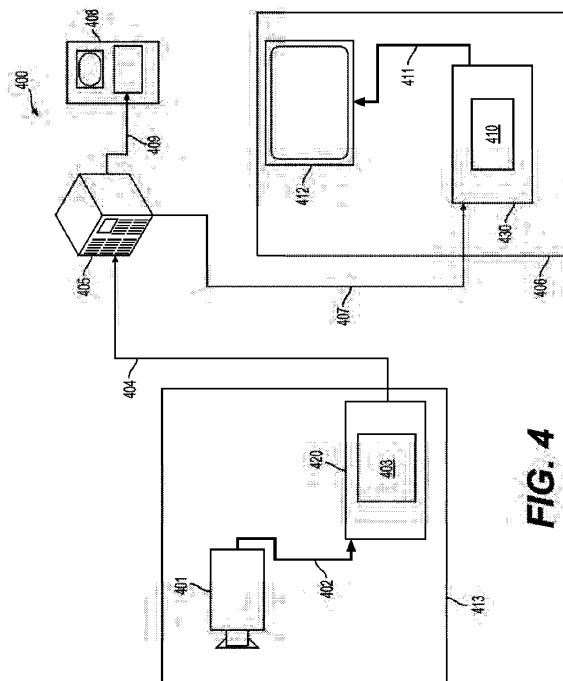
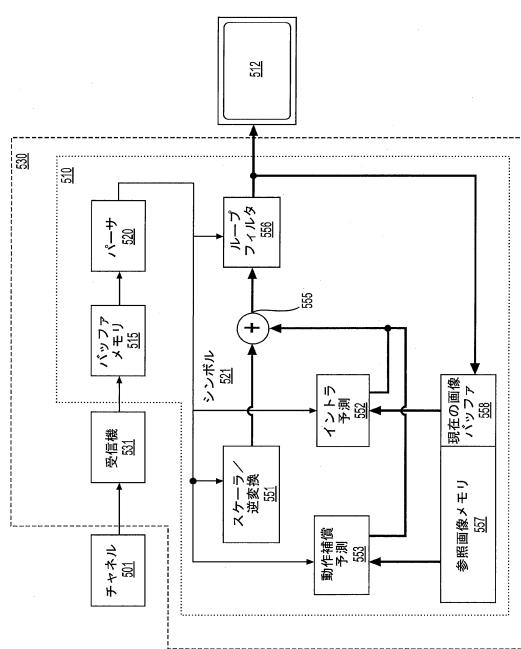


FIG. 4

【図5】

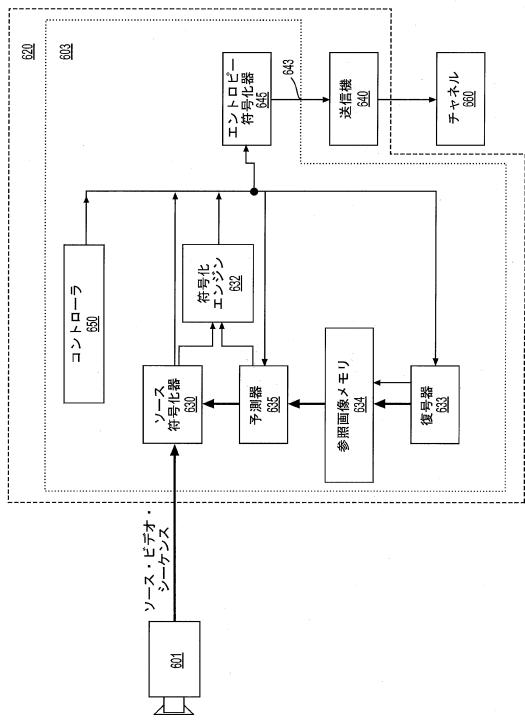


30

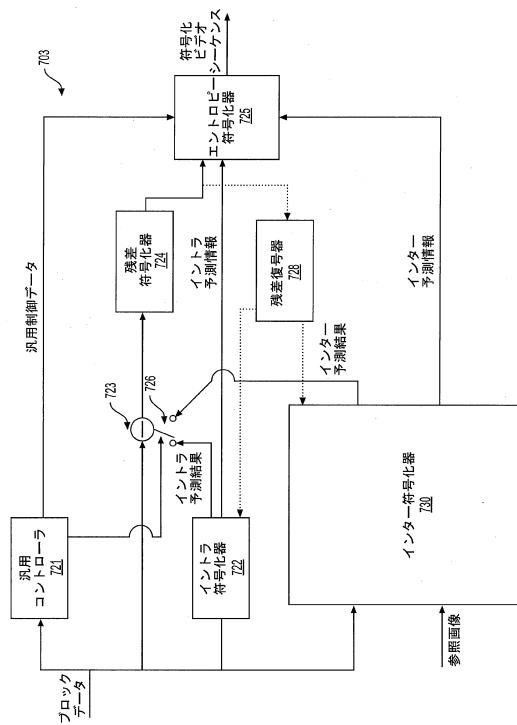
40

50

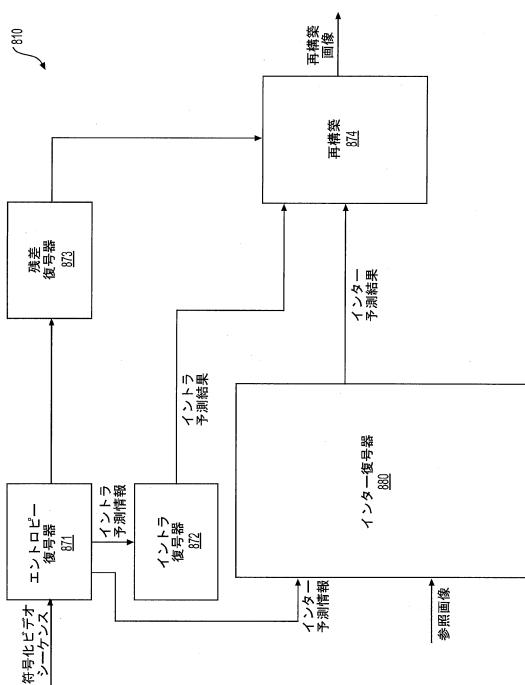
【図 6】



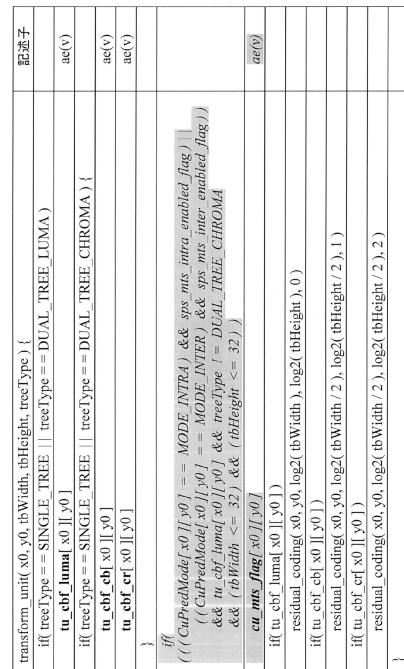
【図 7】



【図 8】



【図 9】



【図 10 A】

```

TransCoeffLevel[x0][y0][cidx][sc][yc] =  

    AbsLevel[xc][yc] * (1 - 2 * coeff_sign_flag[n])  

    if (SignHidden) {  

        sumAbsLevel := AbsLevel[sc][yc]  

        if (n == firstSigScanPosb) && (sumAbsLevel % 2) == 1))  

            TransCoeffLevel[x0][y0][cidx][sc][yc] =  

                - TransCoeffLevel[x0][y0][cidx][sc][yc]  

    }  

    }  

    }  

    }  

    if (cu_ms_flag[x0][y0] && (cidx == 0) &&  

        transform_skip_flag[x0][y0][cidx] &&  

        ((CurReadMode[x0][y0] == MODE_INTRA && numSigCoeff > 2) ||  

        (CurReadMode[x0][y0] == MODE_INTER))) {  

        mts_idx[x0][y0]  

        ae(v)
    }
}

```

【図 10 B】

```

图10Aからの続き  

(57)  

if (dep_quant.enabled_flag) {  

    QState = startQStateSb  

    for (n = numSbCoeff - 1; n >= 0; n--) {  

        xC = (xS << log2SbSize) +  

            DiagScanOrder[log2SbSize][log2SbSize][n][0]  

        yC = (yS << log2SbSize) +  

            DiagScanOrder[log2SbSize][log2SbSize][n][1]  

        if (sig_coeff_flag[xC][yC])  

            TransCoeffLevel[x0][y0][cidx][sc][yc] =  

                (2 * abs_level[xc][yc] * (QState > ? : 1)) *  

                (1 - 2 * coeff_sign_flag[n])  

        QState = QStateTransTable[QState][par_level_flag[n]]  

    } else {  

        sumAbsLevel = 0  

        for (n = numSbCoeff - 1; n >= 0; n--) {  

            xC = (xS << log2SbSize) +  

                DiagScanOrder[log2SbSize][log2SbSize][n][0]  

            yC = (yS << log2SbSize) +  

                DiagScanOrder[log2SbSize][log2SbSize][n][1]  

            if (sig_coeff_flag[xC][yC]) {

```

【図 10 C】

```

图10Bからの続き  

(57)  

TransCoeffLevel[x0][y0][cidx][sc][yc] =  

    AbsLevel[xc][yc] * (1 - 2 * coeff_sign_flag[n])  

    if (SignHidden) {  

        sumAbsLevel := AbsLevel[sc][yc]  

        if (n == firstSigScanPosb) && (sumAbsLevel % 2) == 1))  

            TransCoeffLevel[x0][y0][cidx][sc][yc] =  

                - TransCoeffLevel[x0][y0][cidx][sc][yc]  

    }  

    }  

    }  

    }  

    if (cu_ms_flag[x0][y0] && (cidx == 0) &&  

        transform_skip_flag[x0][y0][cidx] &&  

        ((CurReadMode[x0][y0] == MODE_INTRA && numSigCoeff > 2) ||  

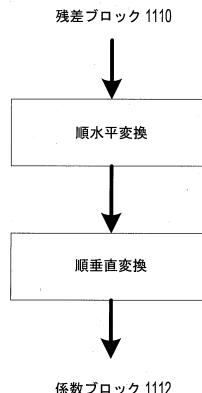
        (CurReadMode[x0][y0] == MODE_INTER))) {  

        mts_idx[x0][y0]  

        ae(v)
    }
}

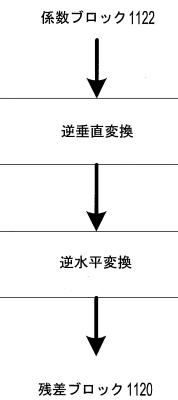
```

【図 11 A】



【図 1 1 B】

【図 1 2 A】



10

20

30

40

50

【図 1 2 B】

【図 1 2 C】

図12からの続き

変数 implicitmtsEnabledは次のように導出される。
 -`sp.s_implicitmtsEnabled.flagが1に等しく、次の条件のいずれかが真である場合、
 implicitmtsEnabledに等しく設定される。`
 -`IntraSubPartitionsSplitTypeがISP_NO_SPLITと等しくない
 -cu_sh.flagが1に等しく、Max (nTbW, nTbH) が32以下である
 -sp.s_explicitmtsIntra.enabled_flagとsp.s_explicitmts_inter.enabled_flagどちらも0に等しく、
 QPRedMode [xTbY] [yTbY] & MODE_INTRAと等しい`
 それ以外の場合、implicitmtsEnabledは0に設定される。

図12Bからの続き

水平変換カーネルを指定する変数trTypeVerおよび垂直変換カーネルを指定する変数trTypeVerは、次のように導出される。

-`clIdxが0以上でない場合、trTypeVerおよびtrTypeVerは0に等しく設定される。`
 -`それ以外の場合、implicitmtsEnabledが1に等しい場合、以下が選択される。
 -IntraSubPartitionsSplitTypeがISP_NO_SPLITと等しくない場合、
 int aPredModeに応じてtrTypeVerとtrTypeVerが指定される。
 -それ以外の場合、cu_sh.flagが1に等しい場合、cu_sh.horizontal_flag
 およびcu_sh_pos.flagに応じてtrTypeVerおよびtrTypeVerが指定される。
 -それ以外の場合 (sp.s_explicitmts_intra.enabled_flag
 およびsp.s_explicitmts_inter.enabled_flag
 およびsp.s_explicitmtsEnabled.flagが0に等しい)、
 trTypeVerおよびtrTypeVerは次のように導出される。`

```

trTypeVer = ( nTbW >= 4 && nTbH <= 16 && nTbW <= nTbH ) ? 1 : 0
trTypeVer = ( nTbH >= 4 && nTbW <= 16 && nTbH <= nTbW ) ? 1 : 0
  
```

この処理への入力は、
 -現在の画像の左上の輝度サンプルに対する現在の輝度変換ブロックの
 左上のサンプルを指定する輝度位置 (xTbY, yTbY)、
 -現在の変換ブロックの幅を指定する変数nTbW、
 -現在の変換ブロックの高さを指定する変数nTbH、
 -現在のブロックの色成分を指定する変数clIdx、
 -現在のnTbW-1、y=0...nTbH-1のスケーリングされた変換係数の (nTbW) × (nTbH) 配列d [x] [y]、
 この処理の出力は、x=0...nTbW-1、y=0...nTbH-1の残差サンプルの (nTbW) × (nTbH) 配列r [x] [y]、である。

【図 1 2 D】

— それ以外の場合、trTypeVer0 および trTypeVer1 は、tu_mts_idx [xTbY] [yTbY] に応じて指定される。

nonZeroW = Min(nTBW, (trTypeHor > 0) ? 16 : 32)
 nonZeroH = Min(nTBH, (trTypeVer > 0) ? 16 : 32)

図12Dから7結び

【図12E】

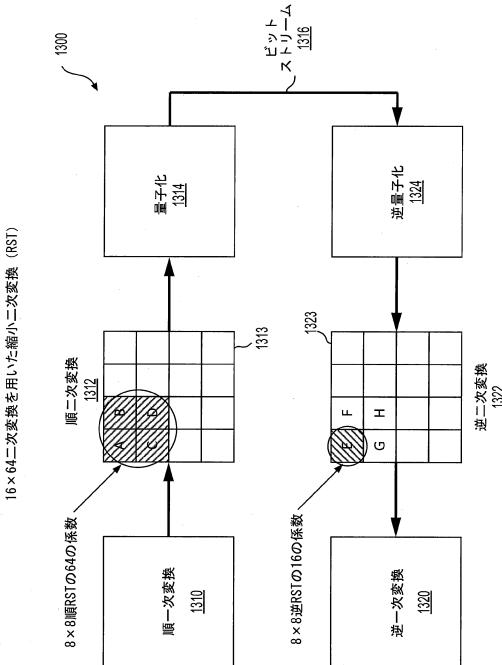
先をサンプルの (in0) × (in1) 並びは、次のようになります。

1. リザルトがより大きい場合、 $x = 0$ 、 $\text{nonzero}_1 = 1$ 、 nonzero_1 のスケーリングされた累乗係数 $[x] \cdot [y]$ の各（垂直）零列は、 $x = 0$ 、 $\text{nonzero}_1 = 1$ 、 nonzero_1 、 in0 ブロックの高さ in0h 。スケーリングされた変換係数の非ゼロの高さ nonzero_0 、 $y = 0$ 、 $\text{nonzero}_0 = 10$ のリス $[y]$ と等しく設定された各列の一次元変換ロセスを呼び出すことによって $x = 0$ 、 $\text{nonzero}_1 = 1$ 、 $\text{nonzero}_1 = 1$ の $[x] \cdot [y]$ に変換され、出力は、 $y = 0$ 、 in0h のリスト $[y]$ である。

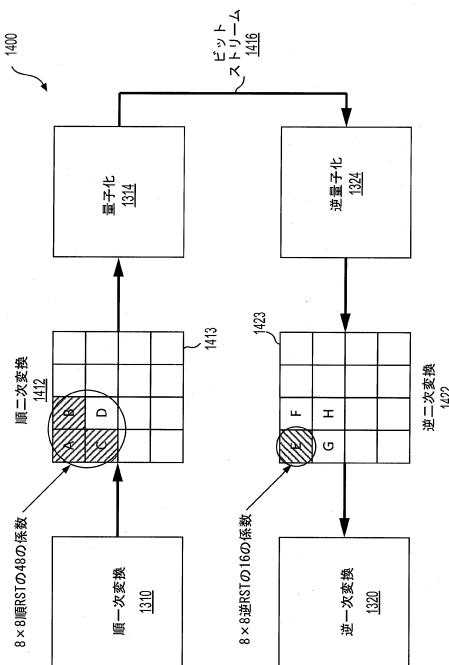
2. $n^{\text{lbh}} < n^{\text{tbh}}$ の両方が1より大きい場合、 $x=0$ 、 $\text{nonZeroW}-1$ 、 $y=0$ 、 $n^{\text{lbh}}-1$ の
中間サンプル値 $g[x]$ $[y]$ は次のように導出される。

3. n!blkがより大きいか場合、 $x = 0$ 、 $y = 0$ 、 $n!blk = 1$ である
 結果の配列 $[x] \ [y]$ の各 (水平) 行 $(x=0, \ y=0, \ \dots, \ n!blk-1)$ は、
 変換ブロックの幅 $n!blk$ 結果の配列 $[x] \ [y]$ の非ゼロ/nonzero、 $x=0, \ \dots, \ nonZero-1$ に等しく設定された
 り \rightarrow $[x] \ [y]$ 変換タイプ変数 t が入力として typeof $[x]$ に等しく設定された
 $x = 0$ $n!blk-1$ である各行に対して 1 次元変換プロセスを呼び出すことによって
 \rightarrow $[x] \ [y]$ に変換され、出力はリスト $[x] \ [y]$ 、 $x = 0, \ n!blk-1$ である。

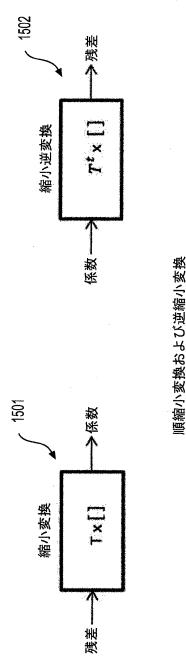
【図13】



【図14】



【図 15 A】



【図 15 B】

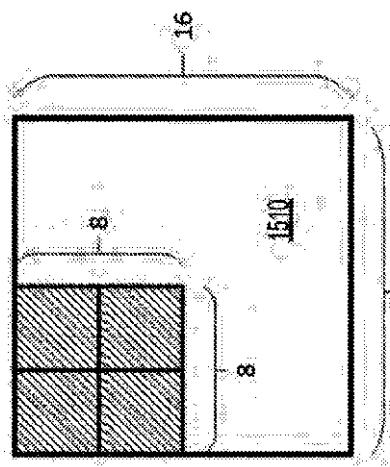


FIG. 15B

10

20

【図 15 C】

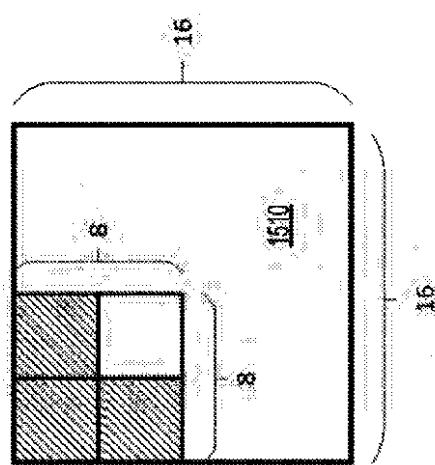


FIG. 15C

【図 15 D】

変換セット選択表

イントラ予測モード	変換セット インデックス
IntraPredMode < 0	1
0 <= IntraPredMode <= 1	0
2 <= IntraPredMode <= 12	1
13 <= IntraPredMode <= 23	2
24 <= IntraPredMode <= 44	3
45 <= IntraPredMode <= 55	2
56 <= IntraPredMode	1

30

40

50

【図 16 A】

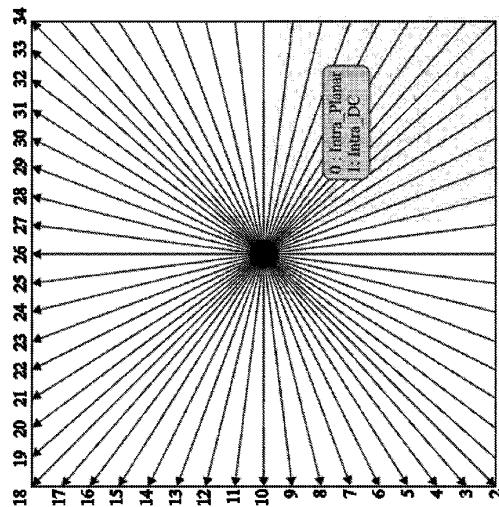
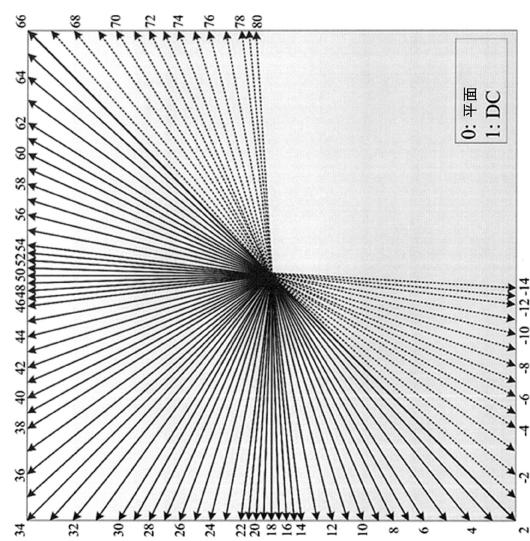


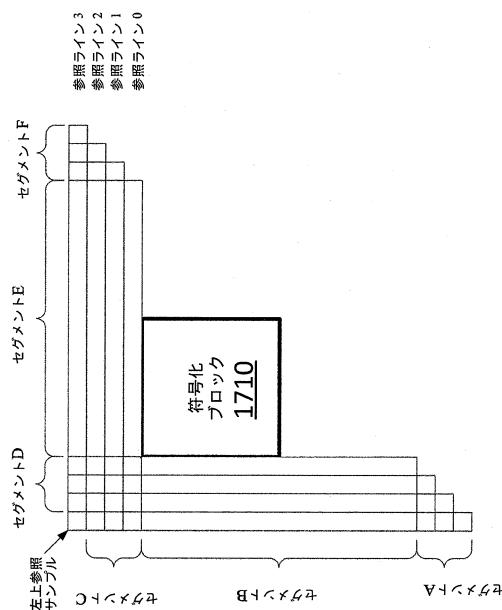
FIG. 16A

【図 16 B】



10

【図 17】



【図 18】

表4：ブロックサイズに依存するサブパーティションの数

ブロックサイズ	サブパーティションの数
4×4	分割されていない
4×8および8×4	2
他のすべてのケース	4

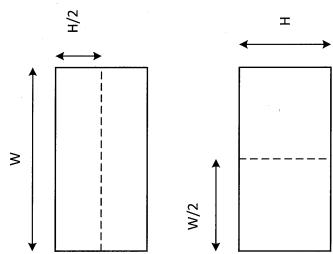
20

30

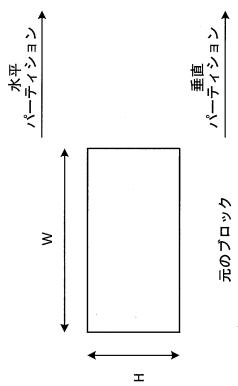
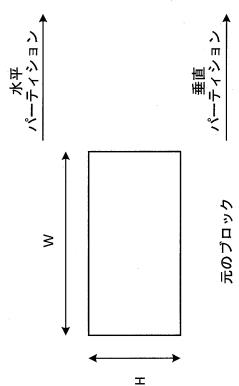
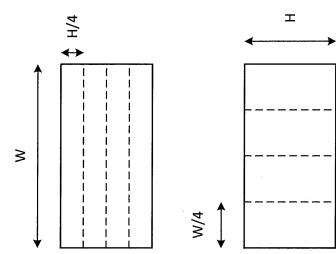
40

50

【図 19】



【図 20】



【図 21】

【図 22】

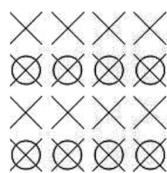


図 21 B

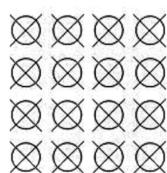
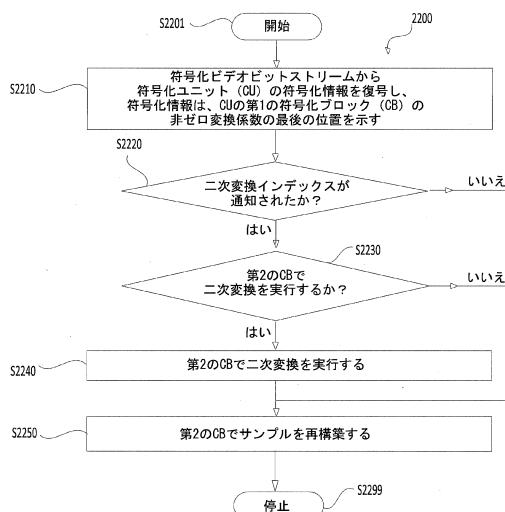


図 21 A

図 21 D

図 21 C



10

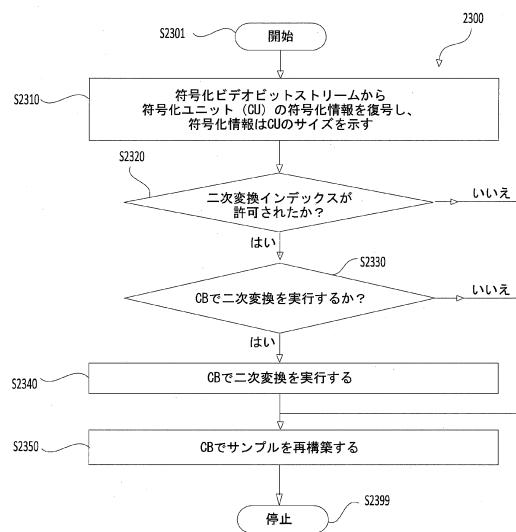
20

30

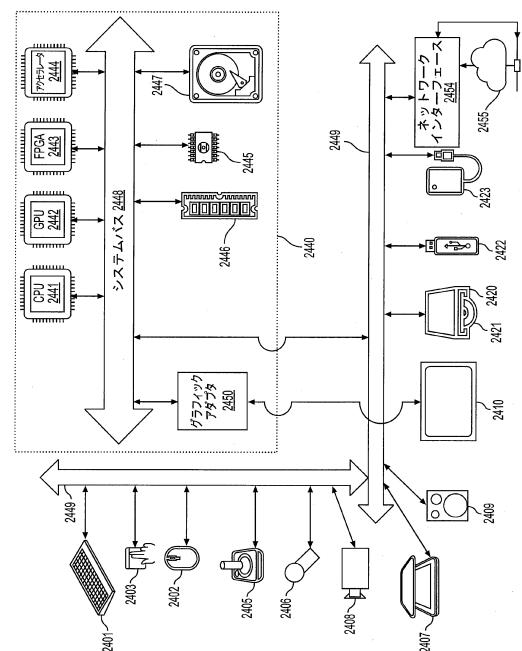
40

50

【図23】



【図24】



フロントページの続き

(33)優先権主張国・地域又は機関

米国(US)

3 0 6 ・ パロ・アルト・パーク・ブルーバード・2 7 4 7

(72)発明者 シャン・リュウ

アメリカ合衆国・カリフォルニア・9 4 3 0 6 ・ パロ・アルト・パーク・ブルーバード・2 7 4 7

審査官 岩井 健二

(56)参考文献

Moonmo Koo et al. , CE6: Reduced Secondary Transform (RST) (test 6.5.1) , Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 , JVET-M0292 , 13th Meeting: Marrakech, MA , 2019年01月 , pp.1-14

Moonmo Koo, Jaehyun Lim, Mehdi Salehifar, and Seung Hwan Kim , CE6: Reduced Secondary Transform (RST) (CE6-3.1) , Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 , JVET-N0193 , 14th Meeting: Geneva, CH , 2019年03月 , pp.1-19

Jason Jung, et al. , Non-CE6: Simplified LFNST signalling , Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 , JVET-O0472-v5 , 15th Meeting: Gothenburg, SE , 2019年07月 , pp.1-5

Alican Nalci, et al. , Non-CE6: Combination of JVET-O0472 and JVET-O0569 for TU-level LFNST Signaling with Last Position Co , Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 , JVET-O0963-v4 , 15th Meeting: Gothenburg, SE , 2019年07月 , pp.1-10

(58)調査した分野 (Int.Cl. , D B名)

H 0 4 N 1 9 / 0 0 - 1 9 / 9 8