

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-104627

(P2012-104627A)

(43) 公開日 平成24年5月31日(2012.5.31)

(51) Int.Cl. F 1 テーマコード (参考)
H 0 5 K 1/18 (2006.01) H 0 5 K 1/18 D 5 E 3 3 6

審査請求 未請求 請求項の数 6 O L (全 11 頁)

(21) 出願番号	特願2010-251463 (P2010-251463)	(71) 出願人	000005821
(22) 出願日	平成22年11月10日 (2010.11.10)		パナソニック株式会社
			大阪府門真市大字門真1006番地
		(74) 代理人	100109667
			弁理士 内藤 浩樹
		(74) 代理人	100109151
			弁理士 永野 大介
		(74) 代理人	100120156
			弁理士 藤井 兼太郎
		(72) 発明者	武智 弘
			大阪府門真市大字門真1006番地 パナ
			ソニック株式会社内
		(72) 発明者	浦東 清隆
			大阪府門真市大字門真1006番地 パナ
			ソニック株式会社内

最終頁に続く

(54) 【発明の名称】 プリント基板

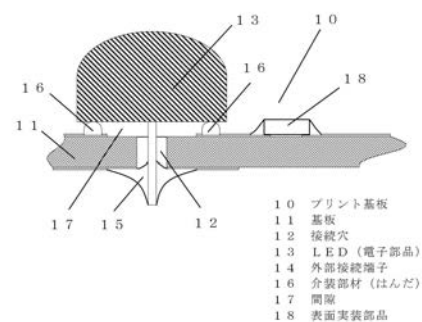
(57) 【要約】

【課題】特殊部品や特殊な工法を必要とせず、はんだ付け時のブローホールの発生を抑制したプリント基板を提供することを目的とする。

【解決手段】外部接続端子14を備えた表面実装部品18と、外部接続端子14を挿通する接続穴12を備えた基板11と、基板11の表面に突出する介装部材16とを含み、介装部材16は、表面実装部品18と基板11の表面との間に間隙17を生ずるように介装され、間隙17は接続穴12と外部空間とを連通することを特徴とするものである。

これによって、はんだ付け時の熱による膨張した空気を間隙を通して排出することが可能となり、ブローホールの発生を抑制することができる。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

外部接続端子を備えた表面実装部品と、
前記外部接続端子を挿通する接続穴を備えた基板と、
前記基板の表面に突出する介装部材と、を含み、
前記介装部材は、前記表面実装部品と前記基板の表面との間に間隙を生ずるように介装され、前記間隙は前記接続穴と外部空間とを連通することを特徴とする、
プリント基板。

【請求項 2】

前記介装部材は、はんだで形成された、
請求項 1 に記載のプリント基板。

10

【請求項 3】

前記介装部材は、表面実装部品で構成された、
請求項 1 に記載のプリント基板。

【請求項 4】

前記介装部材は、ジャンパー線で構成された、
請求項 1 に記載のプリント基板。

【請求項 5】

前記介装部材は、前記基板上に構成される回路に電氣的に接続されていない、
請求項 1～4 のいずれか 1 項に記載のプリント基板。

20

【請求項 6】

前記介装部材は、前記基板上に構成される回路に電氣的に接続されている、
請求項 1～4 のいずれか 1 項に記載のプリント基板。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、電子部品の外部接続端子を接続穴に挿通して、この電子部品のはんだ付け接続を行なうプリント基板に関するものである。

【背景技術】**【0002】**

30

一般的に電子部品の外部接続端子を接続穴に挿通して、この電子部品のはんだ付け接続を行なう場合、電子部品はプリント基板に密着して装着してはんだ付けを行なっているため、接続穴に滞留した空気が膨張して、ブローホールが発生しやすいという製造上の生産性の悪さが内在していた。

【0003】

図 7 は従来の実装例を示したもので、プリント基板に実装する電子部品 1 はプリント基板 2 に密着して実装されているので、はんだ付け時に接続穴に滞留した空気が膨張し、膨張した空気は、溶融したはんだ部 3 から排出するためにブローホール 4 が発生しやすかった。

【0004】

40

また、はんだ付け時のブローホール回避策として特殊な形状をした電子部品や、電子部品の外部接続端子を挿入する穴形状を特殊形状にする構造が開発されている（例えば特許文献 1 及び特許文献 2 参照）。

【先行技術文献】**【特許文献】****【0005】**

【特許文献 1】特開 2007 - 134491 号公報

【特許文献 2】特開 2008 - 053336 号公報

【発明の概要】**【発明が解決しようとする課題】**

50

【 0 0 0 6 】

しかしながら、前記従来の構成では、特殊な部品を採用することでコストアップになり、また特殊形状の部品挿入穴を形成する場合は特殊な加工工法が必要となり、生産性およびコストという観点からは未だ改善の余地があった。

【 0 0 0 7 】

本発明は、上記従来技術の有する課題に鑑みてなされたもので、特殊部品や特殊な工法を必要とせず、はんだ付け時のブローホールの発生を抑制したプリント基板を提供することを目的とする。

【課題を解決するための手段】

【 0 0 0 8 】

前記従来の課題を解決するために、本発明のプリント基板は、外部接続端子を備えた表面実装部品と、外部接続端子を挿通する接続穴を備えた基板と、基板の表面に突出する介装部材とを含み、介装部材は、表面実装部品と基板の表面との間に間隙を生ずるように介装され、間隙は接続穴と外部空間とを連通することを特徴とするものである。

【 0 0 0 9 】

これによって、はんだ付け時の熱による膨張した空気を間隙を通して排出することが可能となり、ブローホールの発生を抑制することができる。

【発明の効果】

【 0 0 1 0 】

本発明のプリント基板は、通常プリント基板に部品実装をして生産する工程をなんら変化させることなく、また一般的な汎用部品を使用してブローホールの発生を抑制可能なプリント基板を提供することができる。

【図面の簡単な説明】

【 0 0 1 1 】

【図 1】本発明の実施の形態 1 における電子部品を取り付けた状態のプリント基板の断面図

【図 2】本発明の実施の形態 1 におけるプリント基板の、電子部品を取り付ける前のプリント基板の平面図

【図 3】本発明の実施の形態 2 における電子部品を取り付けた状態のプリント基板の断面図

【図 4】本発明の実施の形態 2 におけるプリント基板の、電子部品を取り付ける前のプリント基板の平面図

【図 5】本発明の実施の形態 3 における電子部品を取り付けた状態のプリント基板の断面図

【図 6】本発明の実施の形態 3 におけるプリント基板の、電子部品を取り付ける前のプリント基板の平面図

【図 7】従来のプリント基板の断面図

【発明を実施するための形態】

【 0 0 1 2 】

第 1 の発明は、外部接続端子を備えた表面実装部品と、前記外部接続端子を挿通する接続穴を備えた基板と、前記基板の表面に突出する介装部材とを含み、前記介装部材は、前記表面実装部品と前記基板の表面との間に間隙を生ずるように介装され、前記間隙は前記接続穴と外部空間とを連通することを特徴とするプリント基板である。

【 0 0 1 3 】

これによって、はんだ付け時の熱による膨張した空気を間隙を通して排出することが可能となり、ブローホールの発生を抑制することができる。

【 0 0 1 4 】

第 2 の発明は、特に第 1 の発明において、前記介装部材は、はんだで形成されたものである。

【 0 0 1 5 】

これによって、特殊な介装部材を使用しないで、しかも前工程であるはんだ付け工程で同時に介装部材を形成することが可能となり、ブローホールの抑制を低コストで実施することができる。

【００１６】

第３の発明は、特に第１の発明において、前記介装部材は、表面実装部品で構成されたものである。

【００１７】

これによって、特殊な介装部材を使用しないで、一般的に使用されている安価な表面実装部品を介装部品として使用するため、ブローホールの抑制を低コストで実施することができる。

【００１８】

第４の発明は、特に第１の発明において、前記介装部材は、ジャンパー線で構成されたものである。

【００１９】

これによって、特殊な介装部材を使用しないで、一般的に使用されている安価なジャンパー線を介装部品として使用するため、ブローホールの抑制を低コストで実施することができる。しかも、電子部品とジャンパー線のはんだ付けは同一工程で実施することができるので、生産の合理化を図ることができる。

【００２０】

第５の発明は、特に第１～第４のいずれか１つの発明において、前記介装部材は、前記基板上に構成される回路に電氣的に接続されていないものである。

【００２１】

これによって、電子部品に介装部材から電氣的な影響を受けることが低減され、ブローホールの抑制を安全に実施することができる。

【００２２】

第６の発明は、特に第１～第４のいずれか１つの発明において、前記介装部材は、前記基板上に構成される回路に電氣的に接続されているものである。

【００２３】

これによって、介装部材は専用の部材は一切使用せずに、回路を構成する部品を兼用するため、ブローホールの抑制をより低コストで実施することができる。

【００２４】

以下、本発明の実施の形態について、図面を参照しながら説明する。なお、この実施の形態によって本発明が限定されるものではない。

【００２５】

（実施の形態１）

図１は、本発明の実施の形態１における電子部品を取り付けた状態のプリント基板の断面図を示し、図２は電子部品を取り付ける前のプリント基板の平面図を示すものである。

【００２６】

図１に示すように、本実施の形態におけるプリント基板１０は、基板１１に開口した接続穴１２に電子部品であるＬＥＤ１３の外部接続端子１４を挿入し、基板１１の裏面よりはんだ１５により固定されている。ＬＥＤ１３の底面と基板１１の表面との間には、はんだで形成された介装部材１６が介装されており、ＬＥＤ１３の底面と基板１１の表面との間には間隙１７が形成されており、間隙１７は接続穴１２と外部空間とを連通する構成となっている。

【００２７】

図１に示すプリント基板１０の構成を実施するために、電子部品であるＬＥＤ１３を取り付ける前工程において、表面実装部品１８を基板１１の部品実装面に接続するためにクリームハンダを塗布し、リフロー工程ではんだ付けを行なう。この工程で介装部材１６となる部分にも同時にクリームはんだを塗布してリフロー工程を通過させれば、表面より突出したはんだの突起を形成することができ、図２に示すようなＬＥＤ１３を取り付ける前

10

20

30

40

50

の基板 11 の表面に介装部材 16 が形成された状態となる。なお、図 2 に示す 2 点鎖線の円 A は LED 13 の外形の想像線を示すものである。

【0028】

次に LED 13 の外部接続端子 14 を接続穴 12 に挿入し、はんだで形成した介装部材 16 の上に載置することにより、LED 13 と基板 11 との間には間隙 17 を構成することができ、間隙 17 は接続穴 12 と外部空間とを連通している。この状態で LED 13 の外部接続端子 14 をはんだ付けをすれば、はんだ付け時の熱により接続穴 12 や LED 13 と基板 11 との間で膨張した空気は、間隙 17 通って外部空間に排出されるため、溶融したはんだ 15 に影響を与えず、ブローホールの発生を抑制することができる。

【0029】

以上のように、本実施の形態においては、特殊な部品や特殊な工法を必要とせず、生産する工程をなんら変化させることなくブローホールの発生を抑制可能なプリント基板を提供することができる。しかも、はんだはプリント基板の生産には必ず使用する材料であるため、介装部材を別途調達する必要がなく生産効率が高い。

【0030】

(実施の形態 2)

図 3 は、本発明の実施の形態 2 における電子部品を取り付けた状態のプリント基板の断面図を示し、図 4 は電子部品を取り付ける前のプリント基板の平面図を示すものである。

【0031】

本実施の形態が実施の形態 1 と異なる点は、実施の形態 1 では介装部材 16 をはんだで形成したが、本実施の形態においては介装部材をチップコンデンサ、チップ抵抗、チップインダクタ等の表面実装部品で構成したことである。

【0032】

図 3 に示すように、本実施の形態におけるプリント基板 20 は、基板 11 に開口した接続穴 12 に電子部品である LED 13 の外部接続端子 14 を挿入し、基板 11 の裏面よりはんだ 15 により固定されている。LED 13 の底面と基板 11 の表面との間には、表面実装部品で構成された介装部材 26 が介装されており、LED 13 の底面と基板 11 の表面との間には間隙 17 が形成されており、間隙 17 は接続穴 12 と外部空間を連通した構成となっている。

【0033】

図 3 に示すプリント基板 10 の構成を実施するために、電子部品である LED 13 を取り付ける前工程において、表面実装部品 18 と介装部材 26 となる表面実装部品を基板 11 の部品実装面に接続するためにクリームハンダを塗布し、リフロー工程ではんだ付けを行なう。この工程により図 4 に示すような LED 13 を取り付ける前の基板 11 の表面に介装部材 26 が設置された状態となる。なお、図 4 に示す 2 点鎖線の円 A は LED 13 の外形の想像線を示すものである。

【0034】

次に LED 13 の外部接続端子 14 を接続穴 12 に挿入し、表面実装部品からなる介装部材 26 の上に載置することにより、LED 13 と基板 11 との間には間隙 17 を構成することができ、間隙 17 は接続穴 12 と外部空間とを連通している。この状態で LED 13 の外部接続端子 14 をはんだ付けをすれば、はんだ付け時に接続穴 12 や LED 13 と基板 11 との間で膨張した空気は、間隙 17 通って外部空間に排出されるため、溶融したはんだ 15 に影響を与えず、ブローホールの発生を抑制することができる。

【0035】

なお、本実施の形態で介装部材として使用する表面実装部品は、その種類をチップコンデンサ、チップ抵抗、チップインダクタに限定するものではなく、介装部材として大きさ、形状、強度、発熱性能等が介装部材として使用に耐えるものであれば特に限定するものではない。また、異なった種類を混ぜて使用してもよい。

【0036】

また、介装部材として使用される表面実装部品は、プリント基板上に構成される回路に

10

20

30

40

50

電氣的に接続され、回路を構成する機能を發揮する部品を兼用して使用することがコスト面から最良であるが、これに限るものではなく、回路に電氣的に接続されないで、介装部材としての機能のみを發揮するものであってもよい。この場合においても、汎用の表面実装部品を使用すれば専用の介装部品を準備するより安価に実施することが可能である。特に、その回路の構成部品としている使用している部品と同じものを使用すれば、部品調達の面での効果も得ることができる。

【 0 0 3 7 】

(実施の形態 3)

図 5 は、本発明の実施の形態 1 における電子部品を取り付けた状態のプリント基板の断面図を示し、図 6 は電子部品を取り付ける前のプリント基板の平面図を示すものである。

10

【 0 0 3 8 】

本実施の形態が実施の形態 1 および 2 と異なる点は、実施の形態 1 では介装部材 1 6 をはんだで形成し、実施の形態 2 では介装部材を表面実装部品で構成したが、本実施の形態においては、介装部材をジャンパー線で構成してことである。

【 0 0 3 9 】

図 5 に示すように、本実施の形態におけるプリント基板 3 0 は、基板 1 1 に開口した接続穴 1 2 に電子部品である L E D 1 3 の外部接続端子 1 4 を挿入し、基板 1 1 の裏面よりはんだ 1 5 により固定されている。L E D 1 3 の底面と基板 1 1 の表面との間には、ジャンパー線で構成された介装部材 3 6 が介装されており、L E D 1 3 の底面と基板 1 1 の表面との間には間隙 1 7 が形成されており、間隙 1 7 は接続穴 1 2 と外部空間を連通した構成となっている。

20

【 0 0 4 0 】

図 5 に示すプリント基板 1 0 の構成を実施するために、電子部品である L E D 1 3 を取り付ける前工程において、表面実装部品 1 8 を基板 1 1 の部品実装面に接続するためにクリームハンダを塗布し、リフロー工程ではんだ付けを行なう。次に介装部材 3 6 となるジャンパー線を基板 1 1 に設けられたジャンパー線用の接続穴 3 1 に挿入する。この工程により図 6 に示すような L E D 1 3 を取り付ける前の基板 1 1 の表面に介装部材 3 6 が形成された状態となる。なお、図 6 に示す 2 点鎖線の円 A は L E D 1 3 の外形の想像線を示すものである。

【 0 0 4 1 】

30

次に L E D 1 3 の外部接続端子 1 4 を接続穴 1 2 に挿入し、ジャンパー線からなる介装部材 3 6 の上に載置することにより、L E D 1 3 と基板 1 1 との間には間隙 1 7 を構成することができ、間隙 1 7 は接続穴 1 2 と外部空間とを連通している。この状態で L E D 1 3 の外部接続端子 1 4 とジャンパー線を同時にはんだ付けをすれば、はんだ付け時に接続穴 1 2 や L E D 1 3 と基板 1 1 との間で膨張空気は、間隙 1 7 通って外部空間に排出されるため、溶融したはんだ 1 5 に影響を与えず、ブローホールの発生を抑制することができる。

【 0 0 4 2 】

なお、介装部材として使用されるジャンパー線は、プリント基板上に構成される回路に電氣的に接続され、回路を構成する機能を發揮するものを兼用して使用することがコスト面から最良であるが、これに限るものではなく、回路に電氣的に接続されないで、介装部材としての機能のみを發揮するものであってもよい。この場合においても、ジャンパー線はプリント基板の回路の構成には多く使用するものであり、専用の介装部品を準備するより安価に実施することが可能である。

40

【 0 0 4 3 】

また、実施の形態 1 ~ 3 において、電子部品としては全て L E D を使用したが、電子部品は L E D に限るものではなく、例えば、トランジスタ、サイリスタ、電解コンデンサ等の電子部品で見られるような、底面に外部接続端子を備え、底面が接続穴全体を覆う略平坦な形状の電子部品のはんだ付けに効果を發揮するものである。

【 産業上の利用可能性 】

50

【 0 0 4 4 】

以上のように、本発明にかかるプリント基板は、特殊な部品や特殊な工法を必要とせず、ブローホールの発生を抑制することができるので、プリント基板に拘わらずあらゆる場所への電子部品のはんだ付けに適用可能である。

【 符号の説明 】

【 0 0 4 5 】

1 0、2 0、3 0 プリント基板

1 1 基板

1 2、3 1 接続穴

1 3 L E D (電子部品)

1 4 外部接続端子

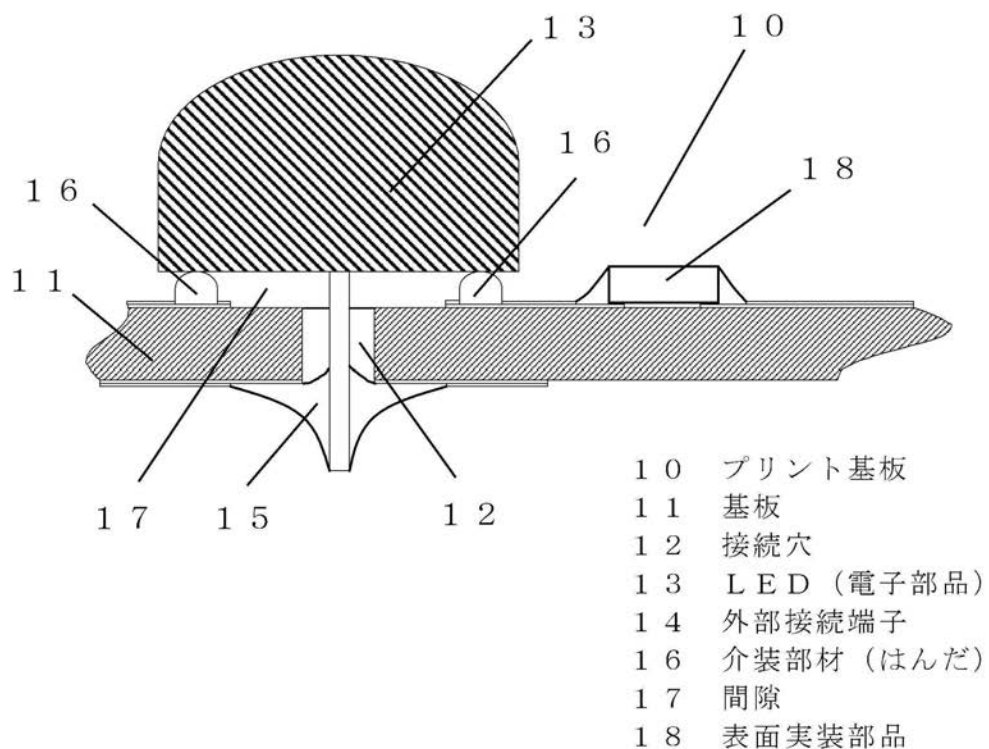
1 6、2 6、3 6 介装部材

1 7 間隙

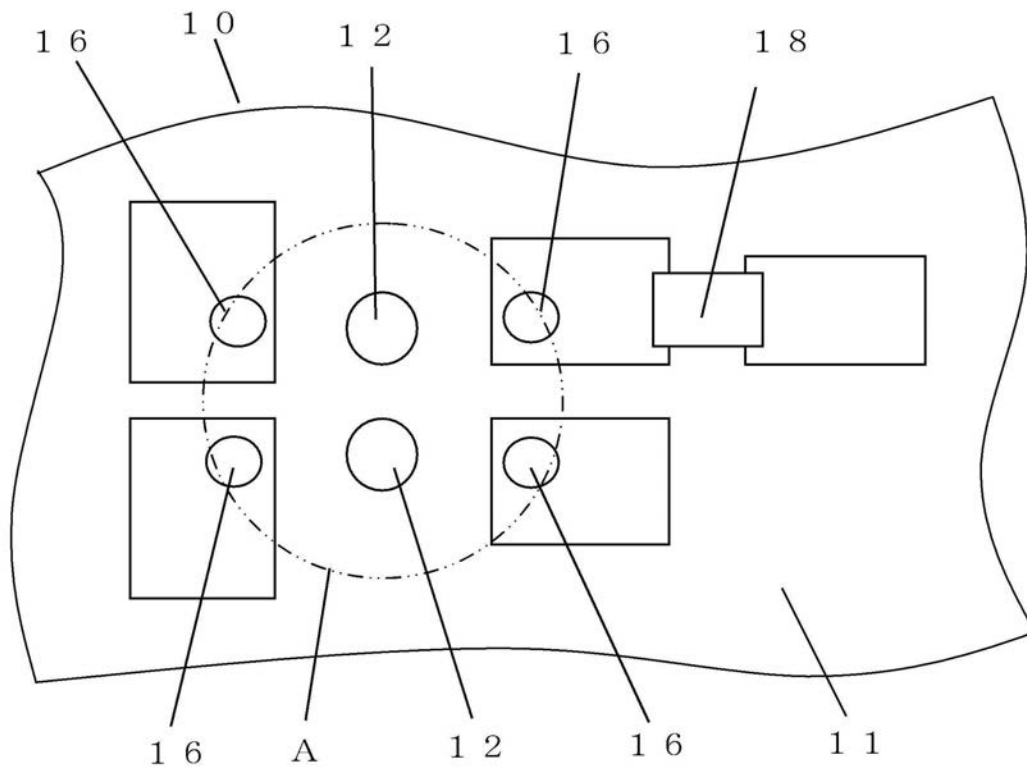
1 8 表面実装部品

10

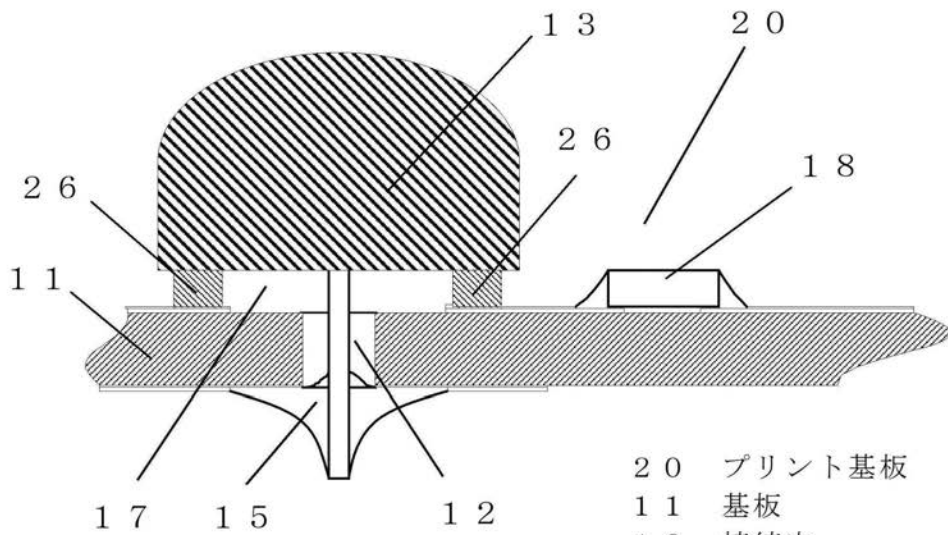
【 図 1 】



【図 2】

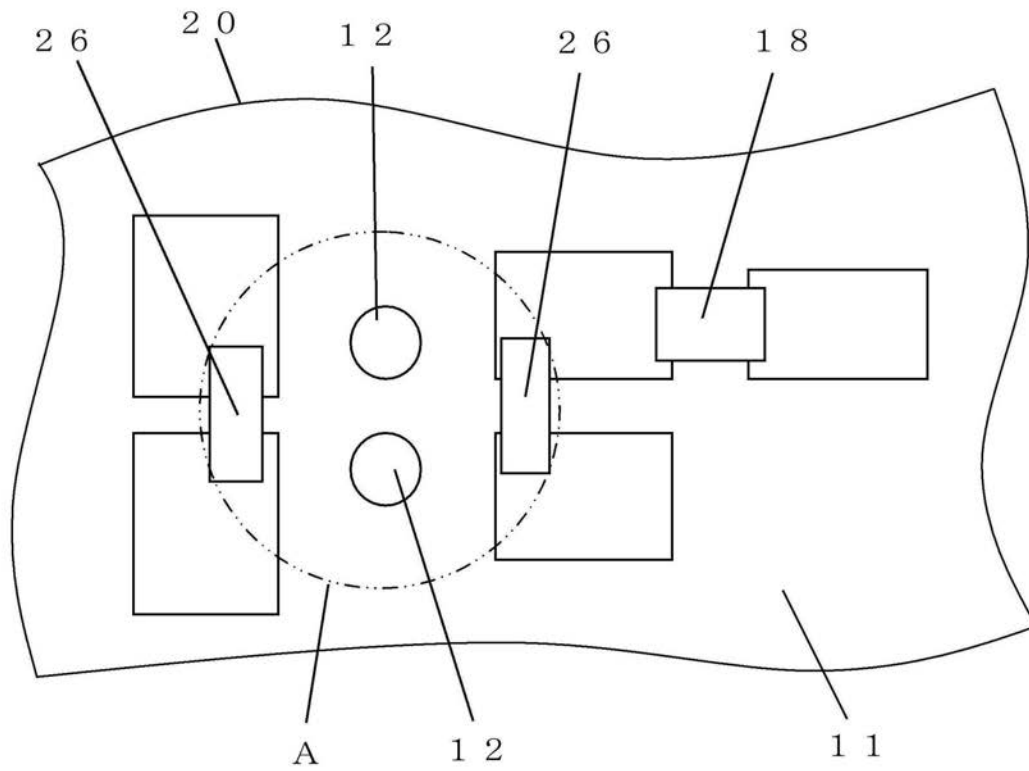


【図 3】

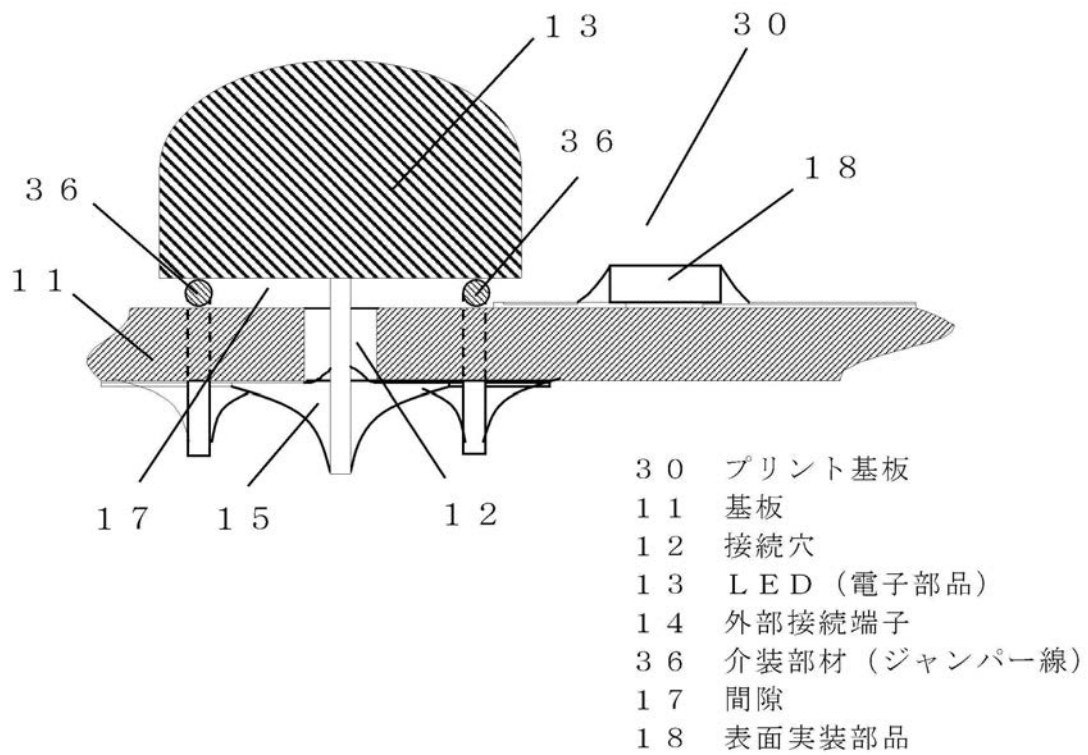


- 20 プリント基板
- 11 基板
- 12 接続穴
- 13 LED（電子部品）
- 14 外部接続端子
- 26 介装部材（表面実装部材）
- 17 間隙
- 18 表面実装部品

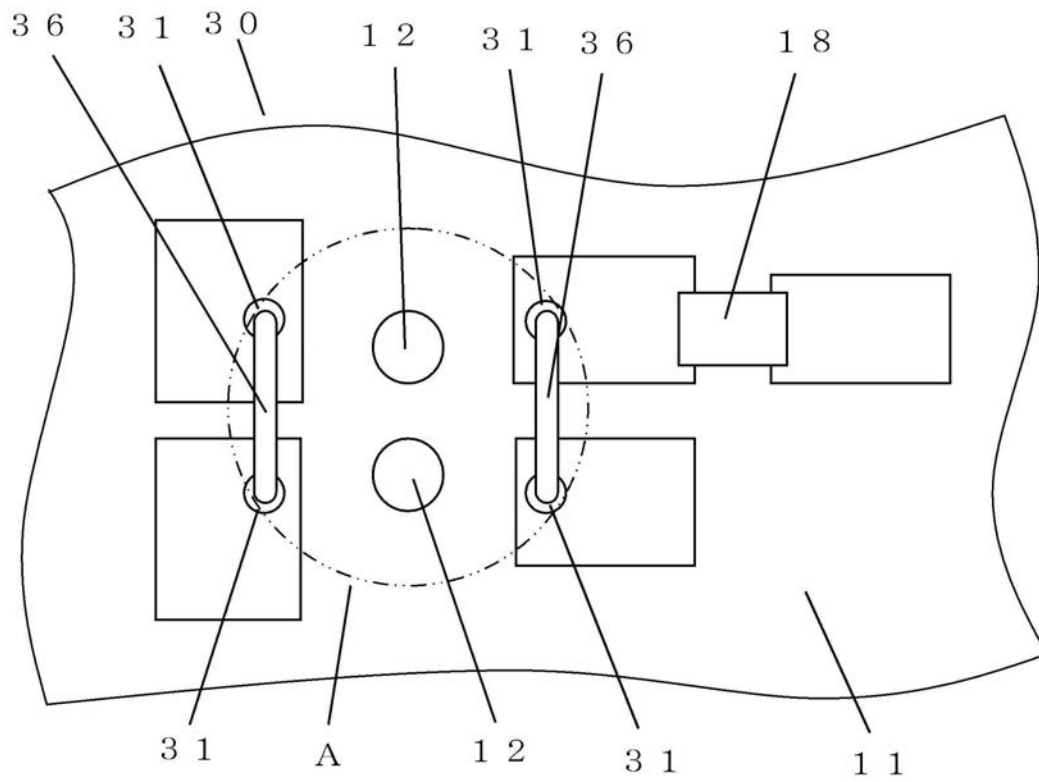
【図 4】



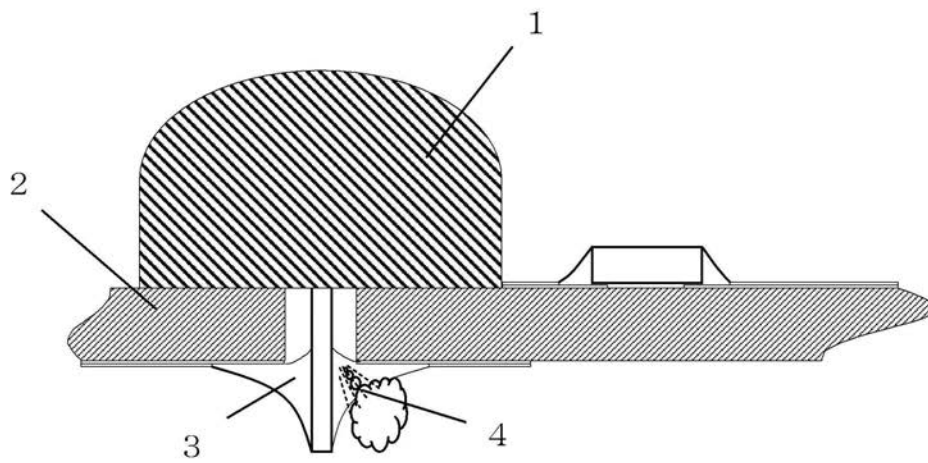
【図 5】



【図 6】



【図 7】



フロントページの続き

(72)発明者 河野 康晴

大阪府門真市大字門真 1 0 0 6 番地 パナソニック株式会社内

Fターム(参考) 5E336 AA01 AA16 BB15 BC04 BC28 CC23 DD22 EE01 GG06 GG10