

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成26年2月6日(2014.2.6)

【公開番号】特開2012-134669(P2012-134669A)

【公開日】平成24年7月12日(2012.7.12)

【年通号数】公開・登録公報2012-027

【出願番号】特願2010-283732(P2010-283732)

【国際特許分類】

H 0 4 N 1/41 (2006.01)

【F I】

H 0 4 N 1/41 B

【手続補正書】

【提出日】平成25年12月16日(2013.12.16)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数画素から成る画素ブロックを、該画素ブロックの左端の縦ラインを含む第1の矩形画素ブロック、前記画素ブロックの右端の縦ラインを含む第2の矩形画素ブロック、前記画素ブロックから前記第1の矩形画素ブロック及び第2の矩形画素ブロックを省いた残りの矩形画素ブロックである第3の矩形画素ブロック、の3つの矩形画素ブロックに分割する手段と、

前記第1の矩形画素ブロック、前記第2の矩形画素ブロック、前記第3の矩形画素ブロック、のそれぞれを符号化して第1の符号化矩形画素ブロック、第2の符号化矩形画素ブロック、第3の符号化矩形画素ブロックを生成し、該生成した第1の符号化矩形画素ブロック、第2の符号化矩形画素ブロック、第3の符号化矩形画素ブロックをメモリに格納する符号化手段と、

前記メモリにおける前記第1の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、前記メモリにおける前記第2の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、前記メモリにおける前記第3の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、を前記画素ブロックに対するアドレス情報として前記メモリに格納する格納手段と

を備えることを特徴とする画像処理装置。

【請求項2】

前記符号化手段は、前記第1の矩形画素ブロック、前記第2の矩形画素ブロック、前記第3の矩形画素ブロック、のそれぞれに対して可変長符号化を行うことで前記第1の符号化矩形画素ブロック、前記第2の符号化矩形画素ブロック、前記第3の符号化矩形画素ブロックを生成し、該生成した第1の符号化矩形画素ブロック、第2の符号化矩形画素ブロック、第3の符号化矩形画素ブロックのそれぞれを前記メモリ内の連続したメモリ領域に格納することを特徴とする請求項1に記載の画像処理装置。

【請求項3】

更に、

着目画素ブロックの前記第1の符号化矩形画素ブロック、前記第2の符号化矩形画素ブロック、前記第3の符号化矩形画素ブロック、を伸張する第1の伸張手段と、

前記着目画素ブロックが属する画像上で前記着目画素ブロックの左に隣接する画素ブロ

ックのアドレス情報を参照して、前記メモリから該左に隣接する画素ブロックの前記第2の符号化矩形画素ブロックを読み出して伸張する第2の伸張手段と、

前記着目画素ブロックが属する画像上で前記着目画素ブロックの右に隣接する画素ブロックのアドレス情報を参照して、前記メモリから該右に隣接する画素ブロックの前記第1の符号化矩形画素ブロックを読み出して伸張する第3の伸張手段と、

前記第1の伸張手段による伸張で得られる前記着目画素ブロックに対する画像処理を、前記第2の伸張手段により伸張された前記第2の矩形画素ブロック、前記第3の伸張手段により伸張された前記第1の矩形画素ブロック、を用いて行う手段と

を備えることを特徴とする請求項1又は2に記載の画像処理装置。

【請求項4】

前記画像処理は、JPEG符号化の処理であることを特徴とする請求項3に記載の画像処理装置。

【請求項5】

画像処理装置が行う画像処理方法であって、

前記画像処理装置の分割手段が、複数画素から成る画素ブロックを、該画素ブロックの左端の縦ラインを含む第1の矩形画素ブロック、前記画素ブロックの右端の縦ラインを含む第2の矩形画素ブロック、前記画素ブロックから前記第1及び第2の矩形画素ブロックを省いた残りの矩形画素ブロックである第3の矩形画素ブロック、の3つの矩形画素ブロックに分割する工程と、

前記画像処理装置の符号化手段が、前記第1の矩形画素ブロック、前記第2の矩形画素ブロック、前記第3の矩形画素ブロック、のそれぞれを符号化して第1の符号化矩形画素ブロック、第2の符号化矩形画素ブロック、第3の符号化矩形画素ブロックを生成し、該生成した第1の符号化矩形画素ブロック、第2の符号化矩形画素ブロック、第3の符号化矩形画素ブロックをメモリに格納する符号化工程と、

前記画像処理装置の格納手段が、前記メモリにおける前記第1の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、前記メモリにおける前記第2の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、前記メモリにおける前記第3の符号化矩形画素ブロックの先頭アドレス及びデータサイズ、を前記画素ブロックに対するアドレス情報をとして前記メモリに格納する格納工程と

を備えることを特徴とする画像処理方法。

【請求項6】

コンピュータを、請求項1乃至4の何れか1項に記載の画像処理装置の各手段として機能させるためのコンピュータプログラム。