

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁵
H03K 17/00

(11) 공개번호 특1992-0009078
(43) 공개일자 1992년05월28일

(21) 출원번호	특1990-0016388
(22) 출원일자	1990년 10월 15일
(71) 출원인	삼성전자 주식회사 김광호
(72) 발명자	경기도 수원시 권선구 매탄동 416번지 한교진
(74) 대리인	경기도 의왕시 내손 2동 691-2호 홍재일

심사청구 : 있음

(54) 이중전압원 인터페이스회로

요약

내용 없음

대표도

도2

명세서

[발명의 명칭]

이중전압원 인터페이스회로

[도면의 간단한 설명]

제2도는 본 발명 이중전압원 인터페이스회로의 개략적인 블록 구성도.

제3도는 본 발명 이중전압원 인터페이스 회로의 상세회로도.

제4도는 본 발명 이중전압원 인터페이스회로의 각부 입출력 파형도이다.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

게이트로 입력신호(Vin)가 인가되는 n채널의 CMOS트랜지스터(n₁)와, 입력신호(Vin)를 반전시키는 인버터(IV_a) 및 이 인버터(IV_a)의 출력을 게이트로 입력하는 n채널의 CMOS트랜지스터(n₂)를 구비하여 상기 CMOS트랜지스터(n₁, n₂)의 드레인 사이에 고전압원(V_H)을 갖는 래치회로(1)를 연결하여서 된 이중전압원 인터페이스 회로.

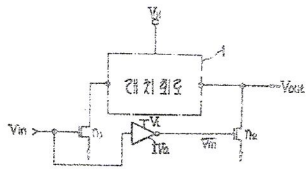
청구항 2

제1항에 있어서, 래치회로(1)가 인버터(I_{vb}, I_{vc})로 구성된 이중전압원 인터페이스회로.

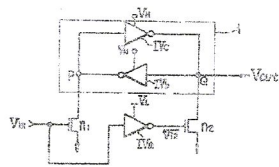
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면2



도면3



도면4

