

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(51) Int. Cl. 5  
H03K 17/00

(11) 공개번호 특 1992-0009078  
(43) 공개일자 1992년05월28일

(21) 출원번호 특 1990-0016388  
(22) 출원일자 1990년 10월 15일

### 심사청구 : 있음

#### (54) 이중전압원 인터페이스회로

요약

## 내용 없음

## 대표도

도2

## 명세서

### [발명의 명칭]

## 이중전압원 인터페이스

### [도면의 간단한 설명]

제2도는 본 발명 이중전압원 인터페이스회로의 개략적인 블록

제3도는 본 발명 이중전압원 인터페이스 회로의 상세회로도.

15788

게이트로 입력신호( $V_{in}$ )가 인가되는 n채널의 CMOS트랜지스터( $n_1$ )와, 입력신호( $V_{in}$ )를 반전시키는 인버터( $IV_a$ ) 및 이 인버터( $IV_a$ )의 출력을 게이트로 입력하는 n채널의 CMOS트랜지스터( $n_2$ )를 구비하여 상기 CMOS트랜지스터( $n_1$ ,  $n_2$ )의 드레인 사이에 고전압원( $V_H$ )을 갖는 래치회로(1)를 연결하여서 된 이종전압 회로(1)이다.

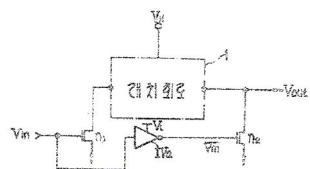
한국학 8

제1학기 이아나 캐릭터(1)와 이비디(1)는 그보다 이중지인의 아디페이스 캐릭터

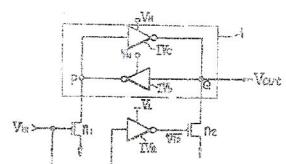
※ 학교 사회 : 학교 층의 내용에 의하여 고려하는 경우

10

## 도면2



## 도면3



## 도면4

