

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5062968号
(P5062968)

(45) 発行日 平成24年10月31日 (2012.10.31)

(24) 登録日 平成24年8月17日 (2012.8.17)

(51) Int. Cl. F I
HO 4 N 7/01 (2006.01) HO 4 N 7/01 Z
GO 6 T 7/20 (2006.01) GO 6 T 7/20 B
HO 4 N 5/208 (2006.01) HO 4 N 5/208

請求項の数 38 (全 42 頁)

(21) 出願番号	特願2005-162586 (P2005-162586)	(73) 特許権者	000002185
(22) 出願日	平成17年6月2日 (2005.6.2)		ソニー株式会社
(65) 公開番号	特開2006-81150 (P2006-81150A)		東京都港区港南1丁目7番1号
(43) 公開日	平成18年3月23日 (2006.3.23)	(74) 代理人	100082131
審査請求日	平成20年5月30日 (2008.5.30)		弁理士 稲本 義雄
審判番号	不服2011-15045 (P2011-15045/J1)	(72) 発明者	西 亨
審判請求日	平成23年7月12日 (2011.7.12)		東京都品川区北品川6丁目7番35号 ソニー株式会社内
(31) 優先権主張番号	特願2004-234051 (P2004-234051)	(72) 発明者	上田 和彦
(32) 優先日	平成16年8月11日 (2004.8.11)		東京都品川区北品川6丁目7番35号 ソニー株式会社内
(33) 優先権主張国	日本国 (JP)	(72) 発明者	浅野 光康
			東京都品川区北品川6丁目7番35号 ソニー株式会社内

最終頁に続く

(54) 【発明の名称】 画像処理装置および方法、記録媒体、並びにプログラム

(57) 【特許請求の範囲】

【請求項 1】

所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置において、

前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換手段と、

前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出手段と、

前記高レート変換手段による前記高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出手段により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正手段とを備えることを特徴とする画像処理装置。

【請求項 2】

前記検出手段は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの少なくとも1つの画素における移動ベクトルのそれぞれを、前記パラメータの値として検出する

10

20

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 3】

前記検出手段は、前記動画像を構成する複数の前記アクセスユニットのそれぞれが前記撮影装置により撮影されたときの前記撮影装置のシャッタ速度のそれぞれを、前記パラメータの値として検出する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 4】

前記補正手段は、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

前記検出手段により検出された 1 以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換手段と、

前記フィルタ特性変換手段により特性が変換された前記ローパスフィルタの逆フィルタを生成する逆フィルタ生成手段と、

処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記逆フィルタ生成手段により生成された前記逆フィルタをかけることで、前記注目画素の画素値を補正するフィルタリング手段と

を有することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 5】

前記補正手段は、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

前記検出手段により検出された 1 以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換手段と、

処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記フィルタ特性変換手段により特性が変換された前記ローパスフィルタをかけ、その結果得られる前記注目画素の補正された画素値を第 1 の値として出力するフィルタリング手段と、

前記注目画素の補正前の画素値と、前記フィルタリング手段から出力された前記第 1 の値との差分を演算し、その結果得られる差分値を第 2 の値として出力する減算手段と、

前記減算手段から出力された前記第 2 の値を、前記注目画素の補正前の前記画素値に加算し、その結果得られる加算値を、前記注目画素の補正後の画素値として出力する加算手段と

を有することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 6】

前記補正手段は、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

処理対象の前記アクセスユニットのうちの、前記注目画素を含む所定の方向に連続して並ぶ画素群に対応する第 1 の画像信号が順次入力され、入力された前記第 1 の画像信号を、N 画素分 (N は 1 以上の整数値) に対応する第 1 の遅延時間だけ遅延させ、その結果得られる第 2 の画像信号を出力する第 1 の遅延手段と、

第 1 の遅延手段から出力された前記第 2 の画像信号が順次入力され、入力された前記第 2 の画像信号を、M 画素分 (M は、N を含む 1 以上の整数値) に対応する第 2 の遅延時間だけ遅延させ、その結果得られる第 3 の画像信号を出力する第 2 の遅延手段と、

前記第 1 の遅延手段に入力された前記第 1 の画像信号、前記第 1 の遅延手段から出力されて前記第 2 の遅延手段に入力された前記第 2 の画像信号、および、前記第 2 の遅延手段から出力された前記第 3 の画像信号を利用して、前記注目画素の画素値を補正する画素値補正手段と、

前記検出手段により検出された前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記第 1 の遅延手段の前記第 1 の遅延時間を変更するとともに、前記第 2 の遅延手段の前記第 2 の遅延時間を変更する遅延時間変更手段と

を有することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 7】

前記第 1 のレートは 30 Hz であり、前記第 2 のレートは 120 Hz であることを特徴とする請求項 1 に記載の画像処理装置。

10

【請求項 8】

前記第 1 のレートは 60 Hz であり、前記第 2 のレート 120 Hz であることを特徴とする請求項 1 に記載の画像処理装置。

【請求項 9】

前記第 1 のレートは 60 Hz であり、前記第 2 のレートは 240 Hz であることを特徴とする請求項 1 に記載の画像処理装置。

【請求項 10】

前記第 1 のレートは 50 Hz であり、前記第 2 のレートは 100 Hz であることを特徴とする請求項 1 に記載の画像処理装置。

20

【請求項 11】

前記第 1 のレートは 50 Hz であり、前記第 2 のレートは 200 Hz であることを特徴とする請求項 1 に記載の画像処理装置。

【請求項 12】

所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置の画像処理方法において、

前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第 1 のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第 2 のレートに変換する高レート変換処理を実行する高レート変換ステップと、

30

前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を 1 以上検出する検出ステップと、

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出ステップの処理により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する 1 以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップと

を含むことを特徴とする画像処理方法。

【請求項 13】

40

前記検出ステップは、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する各画素のうちの少なくとも 1 つの画素における移動ベクトルのそれぞれを、前記パラメータの値として検出する処理を含む

ことを特徴とする請求項 12 に記載の画像処理方法。

【請求項 14】

前記検出ステップは、前記動画像を構成する複数の前記アクセスユニットのそれぞれが前記撮影装置により撮影されたときの前記撮影装置のシャッタ速度のそれぞれを、前記パラメータの値として検出する処理を含む

ことを特徴とする請求項 12 に記載の画像処理方法。

【請求項 15】

50

前記補正ステップは、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

前記注目画素に対するステップとして、

前記検出ステップの処理により検出された 1 以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップと、

前記フィルタ特性変換ステップの処理により特性が変換された前記ローパスフィルタの逆フィルタを生成する逆フィルタ生成ステップと、

処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記逆フィルタ生成ステップの処理により生成された前記逆フィルタをかけることで、前記注目画素の画素値を補正するフィルタリングステップと

を含むことを特徴とする請求項 1 2 に記載の画像処理方法。

【請求項 1 6】

前記補正ステップは、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

前記注目画素に対するステップとして、

前記検出ステップの処理により検出された 1 以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップと、

処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記フィルタ特性変換ステップの処理により特性が変換された前記ローパスフィルタをかけ、その結果得られる前記注目画素の補正された画素値を第 1 の値として出力するフィルタリングステップと、

前記注目画素の補正前の画素値と、前記フィルタリングステップの処理結果として出力された前記第 1 の値との差分を演算し、その結果得られる差分値を第 2 の値として出力する減算ステップと、

前記減算ステップの処理結果として出力された前記第 2 の値を、前記注目画素の補正前の前記画素値に加算し、その結果得られる加算値を、前記注目画素の補正後の画素値として出力する加算ステップと

を含むことを特徴とする請求項 1 2 に記載の画像処理方法。

【請求項 1 7】

前記補正ステップは、

前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、

前記注目画素に対するステップとして、

処理対象の前記アクセスユニットのうちの、前記注目画素を含む所定の方向に連続して並ぶ画素群に対応する第 1 の画像信号が順次入力され、入力された前記第 1 の画像信号を、N 画素分（N は 1 以上の整数値）に対応する第 1 の遅延時間だけ遅延させ、その結果得られる第 2 の画像信号を出力する第 1 の遅延ステップと、

第 1 の遅延ステップの処理結果として出力された前記第 2 の画像信号が順次入力され、入力された前記第 2 の画像信号を、M 画素分（M は、N を含む 1 以上の整数値）に対応する第 2 の遅延時間だけ遅延させ、その結果得られる第 3 の画像信号を出力する第 2 の遅延ステップと、

前記第 1 の遅延ステップの処理対象として入力された前記第 1 の画像信号、前記第 1 の遅延ステップの処理結果として出力されて前記第 2 の遅延ステップの処理対象として入

10

20

30

40

50

力された前記第2の画像信号、および、前記第2の遅延ステップの処理結果として出力された前記第3の画像信号を利用して、前記注目画素の画素値を補正する画素値補正ステップと、

前記検出ステップの処理により検出された前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記第1の遅延ステップの前記第1の遅延時間を変更するとともに、前記第2の遅延ステップの前記第2の遅延時間を変更する遅延時間変更ステップとを含むことを特徴とする請求項12に記載の画像処理方法。

【請求項18】

前記第1のレートは30Hzであり、前記第2のレートは120Hzであることを特徴とする請求項12に記載の画像処理方法。

10

【請求項19】

前記第1のレートは60Hzであり、前記第2のレート120Hzであることを特徴とする請求項12に記載の画像処理方法。

【請求項20】

前記第1のレートは60Hzであり、前記第2のレートは240Hzであることを特徴とする請求項12に記載の画像処理方法。

【請求項21】

前記第1のレートは50Hzであり、前記第2のレートは100Hzであることを特徴とする請求項12に記載の画像処理方法。

【請求項22】

前記第1のレートは50Hzであり、前記第2のレートは200Hzであることを特徴とする請求項12に記載の画像処理方法。

20

【請求項23】

所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、

前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、

30

前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出ステップと、

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出ステップの処理により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップと

を含むプログラムを記録していることを特徴とする記録媒体。

【請求項24】

40

所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、

前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、

前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出ステップと、

50

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出ステップの処理により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップと

を含むことを特徴とするプログラム。

【請求項 25】

所定の撮影装置により撮影された動画像と、

前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値と

10

が他の画像処理装置から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置において、

前記他の画像処理装置から供給された前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換手段と、

前記高レート変換手段による前記高レート変換処理が実行される前または後に、前記他の画像処理装置から供給された前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記他の画像処理装置から供給された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正手段と

20

を備えることを特徴とする画像処理装置。

【請求項 26】

前記第1のレートは30Hzであり、前記第2のレートは120Hzであることを特徴とする請求項25に記載の画像処理装置。

【請求項 27】

前記第1のレートは60Hzであり、前記第2のレート120Hzであることを特徴とする請求項25に記載の画像処理装置。

30

【請求項 28】

前記第1のレートは60Hzであり、前記第2のレートは240Hzであることを特徴とする請求項25に記載の画像処理装置。

【請求項 29】

前記第1のレートは50Hzであり、前記第2のレートは100Hzであることを特徴とする請求項25に記載の画像処理装置。

【請求項 30】

前記第1のレートは50Hzであり、前記第2のレートは200Hzであることを特徴とする請求項25に記載の画像処理装置。

【請求項 31】

40

所定の撮影装置により撮影された動画像と、

前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値と

が他の画像処理装置から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置の画像処理方法において、

前記他の画像処理装置から供給された前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レ

50

ート変換ステップと、

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、前記他の画像処理装置から供給された前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記他の画像処理装置から供給された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップと

を含むことを特徴とする画像処理方法。

【請求項 3 2】

前記第 1 のレートは 3 0 Hz であり、前記第 2 のレートは 1 2 0 Hz であることを特徴とする請求項 3 1 に記載の画像処理方法。

10

【請求項 3 3】

前記第 1 のレートは 6 0 Hz であり、前記第 2 のレート 1 2 0 Hz であることを特徴とする請求項 3 1 に記載の画像処理方法。

【請求項 3 4】

前記第 1 のレートは 6 0 Hz であり、前記第 2 のレートは 2 4 0 Hz であることを特徴とする請求項 3 1 に記載の画像処理方法。

【請求項 3 5】

前記第 1 のレートは 5 0 Hz であり、前記第 2 のレートは 1 0 0 Hz であることを特徴とする請求項 3 1 に記載の画像処理方法。

【請求項 3 6】

前記第 1 のレートは 5 0 Hz であり、前記第 2 のレートは 2 0 0 Hz であることを特徴とする請求項 3 1 に記載の画像処理方法。

20

【請求項 3 7】

所定の撮影装置により撮影された動画像と、

前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す 1 以上のパラメータの値と

が与えられた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、

与えられた前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第 1 のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第 2 のレートに変換する高レート変換処理を実行する高レート変換ステップと、

30

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、与えられた前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、与えられた前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップとを含むプログラムを記録していることを特徴とする記録媒体。

【請求項 3 8】

所定の撮影装置により撮影された動画像と、

前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す 1 以上のパラメータの値と

40

が与えられた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、

与えられた前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第 1 のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第 2 のレートに変換する高レート変換処理を実行する高レート変換ステップと、

前記高レート変換ステップによる前記高レート変換処理が実行される前または後に、与

50

えられた前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、与えられた前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とするプログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画像処理装置および方法、記録媒体、並びにプログラムに関し、特に、撮像ボケに起因する画像劣化（ボケ画像）を抑制することで、フレームレート変換後の映像をより一段と鮮明に表示させることができる画像処理装置および方法、記録媒体、並びにプログラムに関する。

10

【背景技術】

【0002】

近年、映像（動画像）を表示するための映像信号変換装置において、入力側のテレビジョン方式と出力側のテレビジョン方式との間でフレームまたはフィールド周波数が一定の同期関係がない場合でも、映像の品質を劣化させずに表示させる手法として、フレームレートを調整する手法（以下、フレームレート変換手法と称する）が考えられている（特許文献1参照）。

【特許文献1】特開平7-59054号公報

【発明の開示】

20

【発明が解決しようとする課題】

【0003】

しかしながら、特許文献1等の従来のフレームレート変換手法を利用してフレームレートを増やす場合には、撮影時に発生する動きボケ（以下、撮像ボケと称する）についての考慮がなされていなかった。これにより、撮像ボケに起因する画像劣化（ボケ画像）は特に改善されずにそのまま残り、その結果、鮮明な映像を表示装置に表示させることは困難になるという課題があった。

【0004】

本発明は、このような状況に鑑みてなされたものであり、撮像ボケに起因する画像劣化（ボケ画像）を抑制することで、フレームレート変換後の映像をより一段と鮮明に表示させることができるようにするものである。

30

【課題を解決するための手段】

【0005】

本発明の第1の画像処理装置は、所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置であって、動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換手段と、動画像を構成する複数のアクセスユニットのそれぞれについて、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出手段と、高レート変換手段による高レート変換処理が実行される前または後に、動画像を構成する複数のアクセスユニットのそれぞれについて、検出手段により検出されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正手段とを備えることを特徴とする。

40

【0007】

検出手段は、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの少なくとも1つの画素における移動ベクトルのそれぞれを、パラメータの値として検出するようにすることができる。

【0008】

50

検出手段は、動画像を構成する複数のアクセスユニットのそれぞれが撮影装置により撮影されたときの撮影装置のシャッタ速度のそれぞれを、パラメータの値として検出するようにすることができる。

【 0 0 0 9 】

補正手段は、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、検出手段により検出された 1 以上のパラメータの値のうちの注目画素に対応する値に応じて、撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換手段と、フィルタ特性変換手段により特性が変換されたローパスフィルタの逆フィルタを生成する逆フィルタ生成手段と、処理対象のアクセスユニットのうちの注目画素を含む所定のブロックに対して、逆フィルタ生成手段により生成された逆フィルタをかけることで、注目画素の画素値を補正するフィルタリング手段とを有するようにすることができる。

10

【 0 0 1 0 】

補正手段は、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、検出手段により検出された 1 以上のパラメータの値のうちの注目画素に対応する値に応じて、撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換手段と、処理対象のアクセスユニットのうちの注目画素を含む所定のブロックに対して、フィルタ特性変換手段により特性が変換されたローパスフィルタをかけ、その結果得られる注目画素の補正された画素値を第 1 の値として出力するフィルタリング手段と、注目画素の補正前の画素値と、フィルタリング手段から出力された第 1 の値との差分を演算し、その結果得られる差分値を第 2 の値として出力する減算手段と、減算手段から出力された第 2 の値を、注目画素の補正前の画素値に加算し、その結果得られる加算値を、注目画素の補正後の画素値として出力する加算手段とを有するようにすることができる。

20

【 0 0 1 1 】

補正手段は、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、処理対象のアクセスユニットのうちの、注目画素を含む所定の方向に連続して並ぶ画素群に対応する第 1 の画像信号が順次入力され、その第 1 の画像信号を、N 画素分 (N は 1 以上の整数値) に対応する第 1 の遅延時間だけ遅延させ、その結果得られる第 2 の画像信号を出力する第 1 の遅延手段と、第 1 の遅延手段から出力された第 2 の画像信号が順次入力され、その第 2 の画像信号を、M 画素分 (M は、N を含む 1 以上の整数値) に対応する第 2 の遅延時間だけ遅延させ、その結果得られる第 3 の画像信号を出力する第 2 の遅延手段と、第 1 の遅延手段に入力された第 1 の画像信号、第 1 の遅延手段から出力されて第 2 の遅延手段に入力された第 2 の画像信号、および、第 2 の遅延手段から出力された第 3 の画像信号を利用して、注目画素の画素値を補正する画素値補正手段と、検出手段により検出されたパラメータの値のうちの注目画素に対応する値に応じて、第 1 の遅延手段の第 1 の遅延時間を変更するとともに、第 2 の遅延手段の第 2 の遅延時間を変更する遅延時間変更手段とを有するようにすることができる。

30

【 0 0 1 2 】

第 1 のレートは 3 0 Hz であり、第 2 のレートは 1 2 0 Hz であるようにすることができる。

40

【 0 0 1 3 】

第 1 のレートは 6 0 Hz であり、第 2 のレート 1 2 0 Hz であるようにすることができる。

【 0 0 1 4 】

第 1 のレートは 6 0 Hz であり、第 2 のレートは 2 4 0 Hz であるようにすることができる。

【 0 0 1 5 】

第 1 のレートは 5 0 Hz であり、第 2 のレートは 1 0 0 Hz であるようにすることができる。

50

【 0 0 1 6 】

第 1 のレートは 5 0 Hz であり、第 2 のレートは 2 0 0 Hz であるようにすることができる。

【 0 0 1 7 】

本発明の第 1 の画像処理装置の画像処理方法は、所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置の画像処理方法であって、動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第 1 のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第 2 のレートに変換する高レート変換処理を実行する高レート変換ステップと、動画像を構成する複数のアクセスユニットのそれぞれについて、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を 1 以上検出する検出ステップと、高レート変換ステップによる高レート変換処理が実行される前または後に、動画像を構成する複数のアクセスユニットのそれぞれについて、検出ステップの処理により検出されたパラメータの値のうちの処理対象のアクセスユニットに対応する 1 以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とする。

10

【 0 0 1 9 】

検出ステップは、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの少なくとも 1 つの画素における移動ベクトルのそれぞれを、パラメータの値として検出する処理を含むようにすることができる。

20

【 0 0 2 0 】

検出ステップは、動画像を構成する複数のアクセスユニットのそれぞれが撮影装置により撮影されたときの撮影装置のシャッタ速度のそれぞれを、パラメータの値として検出する処理を含むようにすることができる。

【 0 0 2 1 】

補正ステップは、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、注目画素に対するステップとして、検出ステップの処理により検出された 1 以上のパラメータの値のうちの注目画素に対応する値に応じて、撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップと、フィルタ特性変換ステップの処理により特性が変換されたローパスフィルタの逆フィルタを生成する逆フィルタ生成ステップと、処理対象のアクセスユニットのうちの注目画素を含む所定のブロックに対して、逆フィルタ生成ステップの処理により生成された逆フィルタをかけることで、注目画素の画素値を補正するフィルタリングステップとを含むようにすることができる。

30

【 0 0 2 2 】

補正ステップは、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、注目画素に対するステップとして、検出ステップの処理により検出された 1 以上のパラメータの値のうちの注目画素に対応する値に応じて、撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップと、処理対象のアクセスユニットのうちの注目画素を含む所定のブロックに対して、フィルタ特性変換ステップの処理により特性が変換されたローパスフィルタをかけ、その結果得られる注目画素の補正された画素値を第 1 の値として出力するフィルタリングステップと、注目画素の補正前の画素値と、フィルタリングステップの処理結果として出力された第 1 の値との差分を演算し、その結果得られる差分値を第 2 の値として出力する減算ステップと、減算ステップの処理結果として出力された第 2 の値を、注目画素の補正前の画素値に加算し、その結果得られる加算値を、注目画素の補正後の画素値として出力する加算ステップとを含むことを特徴とする。

40

50

【 0 0 2 3 】

補正ステップは、動画像を構成する複数のアクセスユニットのそれぞれについて、処理対象のアクセスユニットを構成する各画素のうちの処理対象として注目すべき画素を注目画素として設定し、注目画素に対するステップとして、処理対象のアクセスユニットのうちの、注目画素を含む所定方向に連続して並ぶ画素群に対応する第1の画像信号が順次入力され、入力された第1の画像信号を、N画素分（Nは1以上の整数値）に対応する第1の遅延時間だけ遅延させ、その結果得られる第2の画像信号を出力する第1の遅延ステップと、第1の遅延ステップの処理結果として出力された第2の画像信号が順次入力され、入力された第2の画像信号を、M画素分（Mは、Nを含む1以上の整数値）に対応する第2の遅延時間だけ遅延させ、その結果得られる第3の画像信号を出力する第2の遅延ステップと、第1の遅延ステップの処理対象として入力された第1の画像信号、第1の遅延ステップの処理結果として出力されて第2の遅延ステップの処理対象として入力された第2の画像信号、および、第2の遅延ステップの処理結果として出力された第3の画像信号を利用して、注目画素の画素値を補正する画素値補正ステップと、検出ステップの処理により検出されたパラメータの値のうちの注目画素に対応する値に応じて、第1の遅延ステップの第1の遅延時間を変更するとともに、第2の遅延ステップの第2の遅延時間を変更する遅延時間変更ステップとを含むようにすることができる。

10

【 0 0 2 4 】

第1のレートは30Hzであり、第2のレートは120Hzであるようにすることができる。

20

【 0 0 2 5 】

第1のレートは60Hzであり、第2のレート120Hzであるようにすることができる。

【 0 0 2 6 】

第1のレートは60Hzであり、第2のレートは240Hzであるようにすることができる。

【 0 0 2 7 】

第1のレートは50Hzであり、第2のレートは100Hzであるようにすることができる。

【 0 0 2 8 】

第1のレートは50Hzであり、第2のレートは200Hzであるようにすることができる。

30

【 0 0 2 9 】

本発明の第1の記録媒体のプログラムは、所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、動画像を構成する複数のアクセスユニットのそれぞれについて、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出ステップと、高レート変換ステップによる高レート変換処理が行われる前または後に、動画像を構成する複数のアクセスユニットのそれぞれについて、検出ステップの処理により検出されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とする。

40

【 0 0 3 0 】

本発明の第1のプログラムは、所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1

50

のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、動画像を構成する複数のアクセスユニットのそれぞれについて、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出ステップと、高レート変換ステップによる高レート変換処理が実行される前または後に、動画像を構成する複数のアクセスユニットのそれぞれについて、検出ステップの処理により検出されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とするプログラム。

【0031】

本発明の第1の画像処理装置および方法、第1の記録媒体、並びに、第1のプログラムにおいては、所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理が施される。詳細には、動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理が実行される。また、動画像を構成する複数のアクセスユニットのそれぞれについて、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値が1以上検出される。そして、高レート変換処理が実行される前または後に、動画像を構成する複数のアクセスユニットのそれぞれについて、検出されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値が補正される。

【0032】

本発明の第2の画像処理装置は、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値とが他の画像処理装置から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置であって、他の画像処理装置から供給された動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換手段と、高レート変換手段による高レート変換処理が実行される前または後に、他の画像処理装置から供給された動画像を構成する複数のアクセスユニットのそれぞれについて、他の画像処理装置から供給されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正手段とを備えることを特徴とする。

【0033】

第1のレートは30Hzであり、第2のレートは120Hzであるようにすることができる。

【0034】

第1のレートは60Hzであり、第2のレート120Hzであるようにすることができる。

【0035】

第1のレートは60Hzであり、第2のレートは240Hzであるようにすることができる。

【0036】

第1のレートは50Hzであり、第2のレートは100Hzであるようにすることができる。

【0037】

第1のレートは50Hzであり、第2のレートは200Hzであるようにすることができる。

10

20

30

40

50

【 0 0 3 8 】

本発明の第2の画像処理装置の画像処理方法は、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値とが他の画像処理装置から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置の画像処理方法であって、他の画像処理装置から供給された動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、高レート変換ステップによる高レート変換処理が実行される前または後に、他の画像処理装置から供給された動画像を構成する複数のアクセスユニットのそれぞれについて、他の画像処理装置から供給されたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とする。

10

【 0 0 3 9 】

第1のレートは30Hzであり、第2のレートは120Hzであるようにすることができる。

【 0 0 4 0 】

第1のレートは60Hzであり、第2のレート120Hzであるようにすることができる。

20

【 0 0 4 1 】

第1のレートは60Hzであり、第2のレートは240Hzであるようにすることができる。

【 0 0 4 2 】

第1のレートは50Hzであり、第2のレートは100Hzであるようにすることができる。

【 0 0 4 3 】

第1のレートは50Hzであり、第2のレートは200Hzであるようにすることができる。

【 0 0 4 4 】

本発明の第2の記録媒体のプログラムは、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値とが与えられた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、与えられた動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、高レート変換ステップによる高レート変換処理が実行される前または後に、与えられた動画像を構成する複数のアクセスユニットのそれぞれについて、与えられたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とする。

30

40

【 0 0 4 5 】

本発明の第2のプログラムは、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値とが与えられた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理の制御を行うコンピュータに実行させるプログラムであって、与えられた動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第

50

1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップと、高レート変換ステップによる高レート変換処理が実行される前または後に、与えられた動画像を構成する複数のアクセスユニットのそれぞれについて、与えられたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値を補正する補正ステップとを含むことを特徴とする。

【0046】

本発明の第2の画像処理装置および方法、第2の記録媒体、並びに第2のプログラムにおいては、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す1以上のパラメータの値とが与えられた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理が施される。詳細には、与えられた動画像におけるアクセスユニットのレートを、撮影装置により動画像が撮影されたときのアクセスユニットのレートである第1のレートから、ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理が実行される。また、高レート変換処理が実行される前または後に、与えられた動画像を構成する複数のアクセスユニットのそれぞれについて、与えられたパラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象のアクセスユニットを構成する各画素値が補正される。

【発明の効果】

【0047】

以上のごとく、本発明によれば、動画像のフレームレートを入力時よりも大きいフレームレートに変換させることができる。特に、撮像ボケに起因する画像劣化（ボケ画像）を抑制することで、フレームレート変換後の動画像をより一段と鮮明に表示させることができる。

【発明を実施するための最良の形態】

【0048】

以下に本発明の実施の形態を説明するが、請求項に記載の構成要件と、発明の実施の形態における具体例との対応関係を例示すると、次のようになる。この記載は、請求項に記載されている発明をサポートする具体例が、発明の実施の形態に記載されていることを確認するためのものである。従って、発明の実施の形態中には記載されているが、構成要件に対応するものとして、ここには記載されていない具体例があったとしても、そのことは、その具体例が、その構成要件に対応するものではないことを意味するものではない。逆に、具体例が構成要件に対応するものとしてここに記載されていたとしても、そのことは、その具体例が、その構成要件以外の構成要件には対応しないものであることを意味するものでもない。

【0049】

さらに、この記載は、発明の実施の形態に記載されている具体例に対応する発明が、請求項に全て記載されていることを意味するものではない。換言すれば、この記載は、発明の実施の形態に記載されている具体例に対応する発明であって、この出願の請求項には記載されていない発明の存在、すなわち、将来、分割出願されたり、補正により追加される発明の存在を否定するものではない。

【0050】

本発明によれば、第1の画像処理装置が提供される。この第1の画像処理装置（例えば図1の画像処理装置1、図12の画像処理装置101、または図13の画像処理装置102）は、所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置であって、前記動画像におけるアクセスユニットのレート（例えば、アクセスユニットとしてフレームが採用されている場合、フレームレート）を、前記撮影装置により前記動画像が撮影されたときのアクセスユニッ

トのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換手段（例えば、図1、図12、または図13の高フレームレート変換部11）と、前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出手段（例えば、図1、図12、または図13の撮像ボケ特性検出部12）と、前記高レート変換手段による高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出手段により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正手段（例えば、図1、図12、または図13の撮像ボケ抑制処理部13）とを備えることを特徴とする。

10

【0051】

この第1の画像処理装置において、前記補正手段（例えば、図5の撮像ボケ抑制処理部13）は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、前記検出手段により検出された1以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換する（例えば、パラメータの値として、移動速度2, 3, 4のそれぞれが検出された場合、ローパスフィルタの周波数特性を、図4の撮像ボケの周波数特性H2, H3, H4のそれぞれに変換する）フィルタ特性変換手段（例えば、図5の移動平均フィルタ（ローパスフィルタ）特性変換部21）と、前記フィルタ特性変換手段により特性が変換された前記ローパスフィルタの逆フィルタを生成する逆フィルタ生成手段（例えば、図5の逆移動平均フィルタ（ハイパスフィルタ）生成部22）と、処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記逆フィルタ生成手段により生成された前記逆フィルタをかけることで、前記注目画素の画素値を補正するフィルタリング手段（例えば、図5の逆移動平均フィルタ部（ハイパスフィルタ部）23）とを有するようにすることができる。

20

【0052】

この第1の画像処理装置において、前記補正手段（例えば、図6の撮像ボケ抑制処理部13）は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、前記検出手段により検出された1以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換手段（例えば、図6の移動平均フィルタ（ローパスフィルタ）特性変換部31）と、処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記フィルタ特性変換手段により特性が変換された前記ローパスフィルタをかけ、その結果得られる前記注目画素の補正された画素値を第1の値として出力するフィルタリング手段（例えば、図6の移動平均フィルタ部（ローパスフィルタ部）32）と、前記注目画素の補正前の画素値と、前記フィルタリング手段から出力された第1の値との差分を演算し、その結果得られる差分値を第2の値として出力する減算手段（例えば、図6の減算部33）と、前記減算手段から出力された前記第2の値を、前記注目画素の補正前の前記画素値に加算し、その結果得られる加算値を、前記注目画素の補正後の画素値として出力する加算手段（例えば、図6の加算部34）とを有するようにすることができる。

30

40

【0053】

この第1の画像処理装置において、前記補正手段（例えば、図7または図9の撮像ボケ抑制処理部13）は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、処理対象の前記アクセスユニットのうちの、前記

50

注目画素を含む所定の方向に連続して並ぶ画素群に対応する第1の画像信号（例えば、図8の信号a）が順次入力され、入力された前記第1の画像信号を、N画素分（Nは1以上の整数値）に対応する第1の遅延時間（例えば、図8の時間T）だけ遅延させ、その結果得られる第2の画像信号（例えば、図8の信号b）を出力する第1の遅延手段（例えば、図7または図9の可変DL部52）と、第1の遅延手段から出力された前記第2の画像信号が順次入力され、入力された前記第2の画像信号を、M画素分（Mは、Nを含む1以上の整数値）に対応する第2の遅延時間（例えば、図8の時間T）だけ遅延させ、その結果得られる第3の画像信号（例えば、図8の信号c）を出力する第2の遅延手段（例えば、図7または図9の可変DL部53）と、前記第1の遅延手段に入力された前記第1の画像信号、前記第1の遅延手段から出力されて前記第2の遅延手段に入力された前記第2の画像信号、および、前記第2の遅延手段から出力された前記第3の画像信号を利用して、前記注目画素の画素値を補正する画素値補正手段（例えば、図7の補正部54-1または図9の補正部54-2）と、前記検出手段により検出された前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記第1の遅延手段の前記第1の遅延時間を変更するとともに、前記第2の遅延手段の前記第2の遅延時間を変更する遅延時間変更手段（例えば、図7または図9の遅延時間変更部55）とを有するようにすることができる。

【0054】

本発明によれば、第1の画像処理方法が提供される。この第1の画像処理方法は、所定の撮影装置により撮影された動画像を、アクセスユニットを単位として処理し、ホールド型表示素子に表示させる画像処理装置（例えば図1の画像処理装置1、図12の画像処理装置101、または図13の画像処理装置102）の画像処理方法であって、前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第1のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第2のレートに変換する高レート変換処理を実行する高レート変換ステップ（例えば、図3のステップS2の処理）と、前記動画像を構成する複数のアクセスユニットのそれぞれについて、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示すパラメータの値を1以上検出する検出ステップ（例えば、図3のステップS3の処理）と、前記高レート変換ステップによる高レート変換処理が実行される前または後に、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記検出ステップの処理により検出された前記パラメータの値のうちの処理対象のアクセスユニットに対応する1以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップ（例えば、図3のステップS4の処理。なお、図3の例では、高レート変換ステップによる高レート変換処理の例であるステップS2が実行された後に、補正ステップの例であるステップS4の処理が実行されているが、当然ながらステップS4の後にステップS2の処理を実行してもよく、このことについては後述する）とを含むことを特徴とする。

【0055】

この第1の画像処理方法において、前記補正ステップ（例えば、図5の撮像ボケ抑制処理部13の処理）は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、前記注目画素に対するステップとして、前記検出ステップの処理により検出された1以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップ（例えば、図5の移動平均フィルタ（ローパスフィルタ）特性変換部21の処理）と、前記フィルタ特性変換ステップの処理により特性が変換された前記ローパスフィルタの逆フィルタを生成する逆フィルタ生成ステップ（例えば、図5の逆移動平均フィルタ（ハイパスフィルタ）生成部22の処理）と、処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記逆フィルタ生成ステップの処理により生成された前記逆フィルタをかけることで、前記注目画素の画素値を補正するフィルタリングステップ（例えば、図5の逆移動平均フィルタ部（ハイパスフィルタ部）23の

処理)とを含むようにすることができる。

【0056】

この第1の画像処理方法において、前記補正ステップ(例えば、図6の撮像ボケ抑制処理部13の処理)は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、前記注目画素に対するステップとして、前記検出ステップの処理により検出された1以上の前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記撮像ボケを示すローパスフィルタの特性を変換するフィルタ特性変換ステップ(例えば、図6の移動平均フィルタ(ローパスフィルタ)特性変換部31の処理)と、処理対象の前記アクセスユニットのうちの前記注目画素を含む所定のブロックに対して、前記フィルタ特性変換ステップの処理により特性が変換された前記ローパスフィルタをかけ、その結果得られる前記注目画素の補正された画素値を第1の値として出力するフィルタリングステップ(例えば、図6の移動平均フィルタ部(ローパスフィルタ部)32の処理)と、前記注目画素の補正前の画素値と、前記フィルタリングステップの処理結果として出力された前記第1の値との差分を演算し、その結果得られる差分値を第2の値として出力する減算ステップ(例えば、図6の減算部33の処理)と、前記減算ステップの処理結果として出力された前記第2の値を、前記注目画素の補正前の前記画素値に加算し、その結果得られる加算値を、前記注目画素の補正後の画素値として出力する加算ステップ(例えば、図6の加算部34の処理)とを含むことを特徴とする。

【0057】

この第1の画像処理方法において、前記補正ステップ(例えば、6または図9の撮像ボケ抑制処理部13の処理)は、前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、処理対象の前記アクセスユニットを構成する前記各画素のうちの処理対象として注目すべき画素を注目画素として設定し、前記注目画素に対するステップとして、処理対象の前記アクセスユニットのうちの、前記注目画素を含む所定の方向に連続して並ぶ画素群に対応する第1の画像信号が順次入力され、入力された前記第1の画像信号を、N画素分(Nは1以上の整数値)に対応する第1の遅延時間だけ遅延させ、その結果得られる第2の画像信号を出力する第1の遅延ステップ(例えば、図7または図9の可変DL部52の処理)と、第1の遅延ステップの処理結果として出力された前記第2の画像信号が順次入力され、入力された前記第2の画像信号を、M画素分(Mは、Nを含む1以上の整数値)に対応する第2の遅延時間だけ遅延させ、その結果得られる第3の画像信号を出力する第2の遅延ステップ(例えば、図7または図9の可変DL部53の処理)と、前記第1の遅延ステップの処理対象として入力された前記第1の画像信号、前記第1の遅延ステップの処理結果として出力されて前記第2の遅延ステップの処理対象として入力された前記第2の画像信号、および、前記第2の遅延ステップの処理結果として出力された前記第3の画像信号を利用して、前記注目画素の画素値を補正する画素値補正ステップ(例えば、図7の補正部54-1または図9の補正部54-2の処理)と、前記検出ステップの処理により検出された前記パラメータの値のうちの前記注目画素に対応する値に応じて、前記第1の遅延ステップの前記第1の遅延時間を変更するとともに、前記第2の遅延ステップの前記第2の遅延時間を変更する遅延時間変更ステップ(例えば、図7または図9の遅延時間変更部55の処理)とを含むようにすることができる。

【0058】

本発明によれば、第1の記録媒体が提供される。この第1の記録媒体(例えば、図16のリムーバブル記録媒体211や、記憶部208に含まれるハードディスク等)に記録されるプログラムは、所定の撮影装置により撮影された動画像に対して、アクセスユニットを単位として施す画像処理の制御を行うコンピュータ(例えば、図16の構成のコンピュータ)に実行させるプログラムであって、上述した本発明の第1の画像処理方法に対応するプログラムである。

【0059】

本発明によれば、第1のプログラムが提供される。この第1のプログラムは、上述した

本発明の第１の記録媒体に記録されるプログラムに対応するプログラムである。

【００６０】

本発明によれば、第２の画像処理装置が提供される。この第２の画像処理装置（例えば、１３の画像処理装置１１２、または図１５の画像処理装置１３１）は、所定の撮影装置により撮影された動画像と、前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す１以上のパラメータの値とが他の画像処理装置（例えば、図１４または図１５の画像信号生成装置１１１）から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置であって、前記他の画像処理装置から供給された前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第１のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第２のレートに変換する高レート変換処理を実行する高レート変換手段（例えば、図１４または図１５の高フレームレート変換部１１）と、前記高レート変換手段による高レート変換処理が実行される前または後に、前記他の画像処理装置から供給された前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記他の画像処理装置から供給された前記パラメータの値のうちの処理対象のアクセスユニットに対応する１以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正手段（例えば、図１４または図１５の撮像ボケ抑制処理部１３）とを備えることを特徴とする。

10

【００６１】

本発明によれば、第２の画像処理方法が提供される。この第２の画像処理方法は、所定の撮影装置により撮影された動画像と、前記動画像を構成する複数のアクセスユニットのそれぞれについての、前記撮影装置により前記動画像が撮影されるときに発生する撮像ボケの特性を示す１以上のパラメータの値とが他の画像処理装置（例えば、図１４または図１５の画像信号生成装置１１１）から供給されてきた場合、その動画像に対して処理し、ホールド型表示素子に表示させる画像処理装置（例えば、１３の画像処理装置１１２、または図１５の画像処理装置１３１）の画像処理方法であって、前記他の画像処理装置から供給された前記動画像におけるアクセスユニットのレートを、前記撮影装置により前記動画像が撮影されたときのアクセスユニットのレートである第１のレートから、前記ホールド型表示素子を介して表示する際に生じるホールドボケを低減する程度に高レート化された第２のレートに変換する高レート変換処理を実行する高レート変換ステップ（例えば、図３のステップＳ２の処理）と、前記高レート変換ステップによる高レート変換処理が実行される前または後に、前記他の画像処理装置から供給された前記動画像を構成する複数の前記アクセスユニットのそれぞれについて、前記他の画像処理装置から供給された前記パラメータの値のうちの処理対象のアクセスユニットに対応する１以上の値に基づいて、処理対象の前記アクセスユニットを構成する各画素値を補正する補正ステップ（例えば、図３のステップＳ４の処理）とを含むことを特徴とする。

20

30

【００６２】

なお、図３の例では、高レート変換ステップによる高レート変換処理の例であるステップＳ２が実行された後に、補正ステップの例であるステップＳ４の処理が実行されているが、当然ながらステップＳ４の後にステップＳ２の処理を実行してもよく、このことについては後述する。また、第２の画像処理方法においては、図３のステップＳ３の処理は省略される。このことについても後述する。

40

【００６３】

本発明によれば、第２の記録媒体が提供される。この第２の記録媒体（例えば、図１６のリムーバブル記録媒体２１１や、記憶部２０８に含まれるハードディスク等）に記録されるプログラムは、所定の撮影装置により撮影された動画像と、動画像を構成する複数のアクセスユニットのそれぞれについての、撮影装置により動画像が撮影されるときに発生する撮像ボケの特性を示す１以上のパラメータの値とが与えられた場合、その動画像に対する画像処理の制御を行うコンピュータ（例えば、図１６の構成のコンピュータ）に実行

50

させるプログラムであって、上述した本発明の第 2 の画像処理方法に対応するプログラムである。

【 0 0 6 4 】

本発明によれば、第 2 のプログラムが提供される。この第 2 のプログラムは、上述した本発明の第 2 の記録媒体に記録されるプログラムに対応するプログラムである。

【 0 0 6 5 】

以上説明した本発明の第 1 および第 2 の画像処理装置は、例えば、テレビジョンシステム全体またはその一構成要素として利用可能である。テレビジョンシステムとは、テレビジョン放送受信機を含む 1 以上の A V (Audio and Visual) 機器からなるシステムを指す。

10

【 0 0 6 6 】

次に、図面を参照して、本発明の実施の形態について説明する。

【 0 0 6 7 】

図 1 は、本発明が適用される画像処理装置の機能的構成の一例を示している。

【 0 0 6 8 】

この画像処理装置 1 は、動画像データに対する各種画像処理をアクセスユニット単位で実行する。アクセスユニットとは、フレームやフィールドといった動画像の単位を指し、具体的には例えば、動画像を構成する各コマ (静止画像) 全体またはその一部分を指す。ただし、以下、説明の簡略上、画像処理装置 1 は、動画像データに対する各種画像処理をフレーム単位で実行するとする。

20

【 0 0 6 9 】

この画像処理装置 1 は、図 1 に示されるように、高フレームレート変換部 1 1、撮像ボケ特性検出部 1 2、および、撮像ボケ抑制処理部 1 3 から構成される。

【 0 0 7 0 】

高フレームレート変換部 1 1 には、例えば、テレビジョン放送信号等の動画像信号が、フレーム単位の動画像データとして入力される。

【 0 0 7 1 】

なお、以下、動画像と、それに対応する動画像データとを個々に区別する必要がない場合、これらをまとめて動画像と単に称する。同様に、フレームと、それに対応するフレームデータとを個々に区別する必要がない場合、これらをまとめてフレームと単に称する。

30

【 0 0 7 2 】

高フレームレート変換部 1 1 は、第 1 のフレームレートの動画像が入力された場合、その動画像に対して高フレームレート変換処理を施し、その結果得られる、第 1 のフレームレートよりも高い第 2 のフレームレートの動画像を撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 に供給する。

【 0 0 7 3 】

高フレームレート変換処理とは、入力時の第 1 のフレームレートが出力 (表示) 時の第 2 のフレームレートよりも低い場合に実行される処理であって、入力時の動画像を構成する各フレームのそれぞれの間に、新たなフレームを創造してそれぞれ挿入することで、第 1 のフレームレートをそれよりも高い第 2 のフレームレートに変換する処理を指す。

40

【 0 0 7 4 】

なお、第 1 のフレームレートとは、高フレームレート変換部 1 1 に入力された時点の動画像のフレームレートを指す。従って、第 1 のフレームレートは、任意のフレームレートとなり得るが、ここでは例えば、図示せぬ撮影装置により動画像が撮影されたときのフレームレート、即ち、撮像フレームレートであるとする。

【 0 0 7 5 】

撮像ボケ特性検出部 1 2 は、高フレームレート変換部 1 1 から供給された動画像を構成する各フレームのそれぞれについて、撮像ボケの特性を示すパラメータの値を検出する。撮像ボケ特性検出部 1 2 の検出結果、即ち、撮像ボケの特性を示すパラメータの値は、撮像ボケ抑制処理部 1 3 に供給される。

50

【 0 0 7 6 】

なお、撮像ボケの特性を示すパラメータは、特に限定されず様々なパラメータの採用が可能である。ただし、撮像ボケの特性を示すパラメータの具体例については後述する。

【 0 0 7 7 】

また、1つのフレーム内での、撮像ボケの特性を示すパラメータの値の検出個数も特に限定されない。例えば、1つのフレームに対して、撮像ボケの特性を示すパラメータの値が1つのみ検出されてもよいし、そのフレームを構成する各画素毎に、撮像ボケの特性を示すパラメータの値が1つずつ個別に検出されてもよい。或いは、その1つのフレームが幾つかのブロックに分割され、分割された各ブロック毎に、撮像ボケの特性を示すパラメータの値が1つずつ個別に検出されてもよい。

10

【 0 0 7 8 】

撮像ボケ抑制処理部 1 3 は、高フレームレート変換部 1 1 から供給された動画像を構成する各フレームのそれぞれについて、撮像ボケ特性検出部 1 2 により検出されたパラメータの値のうちの処理対象のフレームに対応する値に基づいて、処理対象のフレームを構成する各画素値を補正する。即ち、撮像ボケ抑制処理部 1 3 は、処理対象のフレームについての撮像ボケの特性（パラメータの値）に応じて、処理対象のフレームの各画素値を、その撮像ボケが抑制されるように補正する。

【 0 0 7 9 】

これにより、各フレームの各画素値が補正されることで撮像ボケが抑制された動画像であって、入力時の第 1 のフレームレートよりも高い第 2 のフレームレートに変換された動画像が、撮像ボケ抑制処理部 1 3 から画像処理装置 1 の外部に出力される。

20

【 0 0 8 0 】

なお、図 1 の例では、撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 との組は、高フレームレート変換部 1 1 と組み合わせて用いられているが、当然ながら、その組単体で用いることも可能であるし、また、図示せぬ他のブロック（所定の画像処理を施す他の画像処理部）と組み合わせて用いることも可能である。

【 0 0 8 1 】

即ち、撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 との組だけで、撮像ボケを抑制するという効果を奏することが可能になる。ただし、この効果をより顕著にするためには、撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 との組に対して、上述したように、高フレームレート変換部 1 1 を組み合わせると好適である。以下、この理由について説明していく。

30

【 0 0 8 2 】

図示せぬ表示装置に表示される動画像が人間の網膜上に像として形成される際にその人間に認識されるボケは、その人間が動画像に含まれる動物体を追従視することによるホールドボケと、その動画像の撮像時に加わる上述した撮像ボケとを組み合わせたものである。

【 0 0 8 3 】

ここでいう撮像ボケの特性は、図 4 等を参照して後述するように、ローパスフィルタとして表される。即ち、撮像ボケ後の画像信号とは、撮像ボケ前の画像信号（理想的な画像信号）に対してこのローパスフィルタがかけられた信号と等価な信号である。従って、撮像ボケ後の画像信号は、撮像ボケ前の画像信号と比較して、その周波数特性が落ちてしまう。即ち、撮像ボケ後の画像信号においては、撮像ボケ前の画像信号と比較して、高周波数になればなる程ゲインが一般的に落ちてしまう。

40

【 0 0 8 4 】

ここでいうホールドボケの特性もまた、撮像ボケの特性と同様にローパスフィルタとして表される。即ち、ホールドボケ後の画像信号とは、ホールドボケ前の画像信号（撮像ボケ後の画像信号）に対してこのローパスフィルタがかけられた信号と等価な信号である。従って、ホールドボケ後の画像信号は、ホールドボケ前の画像信号と比較して、その周波数特性が落ちてしまう。即ち、ホールドボケ後の画像信号においては、ホールドボケ前の

50

画像信号と比較して、高周波数になればなる程ゲインが一般的に落ちてしまう。ただし、ホールドボケは、表示装置が固定画素(ホールド)表示装置の時にのみ発生する。

【 0 0 8 5 】

従って、周波数特性が撮像ボケのため既に落ちている撮像ボケ後の画像信号に対して、高フレームレート変換処理を施すことで、ホールドボケを抑制すること自体は可能である。しかしながら、このような高フレームレート変換処理を施したとしても、撮像ボケの劣化は変わらず、最終的に人間の網膜上におけるボケを抑制させるという効果は半減してしまう。このことを、図 2 を参照して説明する。

【 0 0 8 6 】

図 2 は、撮影装置（以下、カメラと称する）の撮影範囲内で移動速度 4 [画素/フレーム] で移動している実物体を撮影した時における、人間の網膜上で形成される像のボケの周波数特性を示している。図 2 において、横軸は周波数を、縦軸はゲインのそれぞれを示している。ただし、横軸の各値は、ナイキスト周波数が 1 とされた場合の相対値を示している。

【 0 0 8 7 】

図 2 において、同図中一点鎖線で示される曲線 h0 は、ボケ（撮像ボケもホールドボケも含む）を改善するための処理が特に施されていない場合における、人間の網膜上で形成される像のボケの周波数特性を示している。即ち、図 1 の例では画像処理装置 1 に入力される動画像が、仮に画像処理装置 1 に入力されること無く（処理されること無く）そのまま表示装置に供給されて表示された場合に、人間がその動画像を見たときに網膜上で形成される像のボケの周波数特性が、曲線 h0 である。

【 0 0 8 8 】

これに対して、例えば高フレームレート変換処理により表示速度が倍にされると、ホールドボケのみは改善され、その結果、人間の網膜上で形成される像のボケの周波数特性は、同図中点線で示される曲線 h1 になる。即ち、図 1 の画像処理装置 1 に入力された動画像が、高フレームレート変換部 11 により高フレームレート変換処理が施され、その後、仮に撮像ボケ抑制処理部 13 に入力されること無く（撮像ボケが改善されること無く）表示装置に供給されて表示された場合、人間がその動画像を見たときに網膜上で形成される像のボケの周波数特性が、曲線 h1 である。

【 0 0 8 9 】

また、例えば本発明が適用されて、高フレームレート変換処理により表示速度が倍にされ（ホールドボケが改善され）、かつ撮像ボケの度合いが半分改善されると、人間の網膜上で形成される像のボケの周波数特性は、同図中実線で示される曲線 h2 になる。即ち、図 1 の画像処理装置 1 に入力された動画像が、高フレームレート変換部 11 により高フレームレート変換処理が施され、さらに、撮像ボケ抑制処理部 13 により撮像ボケが抑制された上で表示装置に供給されて表示された場合、人間がその動画像を見たときに網膜上で形成される像のボケの周波数特性が、曲線 h2 である。

【 0 0 9 0 】

曲線 h1 と曲線 h2 とを比較するに、高フレームレート変換処理によりホールドボケのみが改善されただけでは、人間の網膜上におけるボケの特性の改善は不十分であり、さらに撮像ボケの改善も必要なことがわかる。しかしながら、上述したように、従来手法では、撮像ボケの改善が必要なことは特に考慮されずに、高フレームレート変換処理が単に行われていた。

【 0 0 9 1 】

そこで、図 1 の実施例の他、後述する図 1 2 や図 1 3 等の実施例で示される本発明の画像処理装置においては、高フレームレート変換部 11 の他さらに、撮像ボケの改善を目的として、即ち、人間の網膜上におけるボケの特性を図 2 の曲線 h0 から曲線 h2 のように改善することを目的として、撮像ボケ特性検出部 12 と撮像ボケ抑制処理部 13 とが設けられているのである。ただし、後述する図 1 4 と図 1 5 の実施例で示されるように、撮像ボケ特性検出部 12 は、本発明の画像処理装置にとって必須な構成要素ではない。

【 0 0 9 2 】

即ち、撮像ボケ抑制処理部 1 3 は、各フレームのそれぞれについて、撮像ボケ特性検出部 1 2 により検出された撮像ボケの特性を示すパラメータの値のうちの処理対象のフレームに対応する値に基づいて、処理対象のフレームの各画素値を補正することで、高フレームレート変換後のフレームについての撮像ボケに起因する画像劣化を抑制しているのである。即ち、画像処理装置 1 など、本発明の画像処理装置から出力された画像信号を図示せぬ表示装置に供給することで、表示装置は、その画像信号に対応する映像として、画像劣化（ボケ画像）が抑制された鮮明な映像を表示することが可能になるのである。

【 0 0 9 3 】

このように、撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 との組は、高フレームレート変換部 1 1 と組み合わせられると好適である。

10

【 0 0 9 4 】

次に、図 3 のフローチャートを参照して、かかる図 1 の機能的構成を有する画像処理装置 1 の画像処理について説明する。

【 0 0 9 5 】

ステップ S 1 において、高フレームレート変換部 1 1 は、第 1 のフレームレートの動画像を入力する。

【 0 0 9 6 】

ステップ S 2 において、高フレームレート変換部 1 1 は、動画像のフレームレートを、第 1 のフレームレートよりも高い第 2 のフレームレートに変換する。

20

【 0 0 9 7 】

第 1 のフレームレートから第 2 のフレームレートに変換された動画像が、高フレームレート変換部 1 1 から撮像ボケ特性検出部 1 2 と撮像ボケ抑制処理部 1 3 とに供給されると、処理はステップ S 3 に進む。

【 0 0 9 8 】

ステップ S 3 において、撮像ボケ特性検出部 1 2 は、動画像を構成する各フレームのそれぞれの中から、撮像ボケの特性を示すパラメータの値を 1 以上検出する。

【 0 0 9 9 】

動画像を構成する各フレームのそれぞれについての撮像ボケの特性を示すパラメータの 1 以上の値が、撮像ボケ特性検出部 1 2 から撮像ボケ抑制処理部 1 3 に供給されると、処理はステップ S 4 に進む。

30

【 0 1 0 0 】

ステップ S 4 において、撮像ボケ抑制処理部 1 3 は、高フレームレート変換部 1 1 から供給された動画像を構成する各フレームのそれぞれについて、撮像ボケ特性検出部 1 2 により検出されたパラメータの値のうちの処理対象のフレームに対応する 1 以上の値に基づいて、処理対象のフレームの各画素値を補正する。

【 0 1 0 1 】

ステップ S 5 において、撮像ボケ抑制処理部 1 3 は、各フレームの画素値が補正され、かつ、第 1 のフレームレートから第 2 のフレームレートに変更された動画像を出力する。

【 0 1 0 2 】

これにより、図 3 の画像処理は終了となる。

40

【 0 1 0 3 】

なお、上述した説明では、説明の簡略上、ステップ S 1 乃至 S 5 の各ステップの処理は、動画像が処理単位とされた。ただし、実際には、フレームが処理単位となる場合が多々ある。

【 0 1 0 4 】

図 3 の画像処理において、各ステップの処理単位が動画像であるとは、ステップ S 1 乃至 S 5 のうちの処理対象のステップから次のステップへの移行条件が、処理対象のステップの処理が動画像全体に対して施されるという条件になることと等価である。

【 0 1 0 5 】

50

これに対して、図3の画像処理において、各ステップの処理単位がフレームであるとは、ステップS1乃至S5のうちの処理対象のステップから次のステップへの移行条件が、処理対象のステップの処理が1つのフレーム全体に対して施されるという条件になることと等価である。換言すると、各ステップの処理単位がフレームであるとは、各フレームのそれぞれに対するステップS1乃至S5の連続処理が、他のフレームとは独立して（並行して）実行されることと等価である。この場合、例えば、第1のフレームに対するステップS3の処理が実行されているときに、それとは異なる第2のフレームに対するステップS2の処理が並行して実行されているようなことが起こり得る。

【0106】

さらに、実際には、処理対象のフレームを構成する各画素のそれぞれが、処理の対象として注目すべき画素（以下、注目画素と称する）に順次設定されて、その注目画素に対して、少なくともステップS3とS4の処理が順次個別に施されていくことが多々ある。即ち、ステップS3とS4の処理単位は画素であることが多々ある。

【0107】

そこで、以下の説明においても、ステップS3とS4の処理は画素単位であるとして説明していく。即ち、ステップS3の処理とは撮像ボケ特性検出部12の処理であり、ステップS4の処理とは撮像ボケ抑制処理部13の処理である。従って、以下の説明においては、撮像ボケ特性検出部12と撮像ボケ抑制処理部13の処理単位は画素であるとして説明していく。

【0108】

次に、図1の画像処理装置1のうちの、撮像ボケ抑制処理部13の幾つかの実施の形態例について説明していく。具体的には例えば、撮像ボケの特性を示すパラメータとして、移動ベクトルの絶対値（以下、移動速度と称する）を利用する場合の撮像ボケ抑制処理部13の幾つかの実施の形態例について説明していく。

【0109】

撮像ボケの特性を示すパラメータとして移動速度が利用される場合、撮像ボケ特性検出部12は、例えば、動画像を構成する各フレームのそれぞれについて、処理対象のフレームを構成する各画素のそれぞれを注目画素として順次設定し、注目画素における移動ベクトルを順次検出し、それを、注目画素における撮像ボケの特性を示すパラメータの値として撮像ボケ抑制処理部13に順次供給していくことになる。

【0110】

従って、撮像ボケ抑制処理部13は、例えば、動画像を構成する各フレームのそれぞれについて、処理対象のフレームを構成する各画素のそれぞれを注目画素として順次設定し、撮像ボケ特性検出部12から供給された移動ベクトルのうちの注目画素における移動ベクトルの絶対値に基づいて、即ち、注目画素における移動速度に基づいて、注目画素の画素値を順次補正していくことになる。

【0111】

ここで、移動速度が、撮像ボケの特性を示すパラメータとして採用可能な理由について説明する。

【0112】

撮像ボケの特性は、一般的に被写体の移動速度に依存した形態で表すことが可能である。

【0113】

なお、被写体の移動速度とは、実空間において被写体自体が移動してカメラが固定されている場合に、その被写体がカメラで撮影されたときの、フレーム内での被写体（画像）の移動速度を当然ながら含む。さらに、ここで言う被写体の移動速度とは、実空間において被写体が固定されてカメラが手振れ等により移動した場合、または、実空間において被写体とカメラとが共に移動した場合に、その被写体がカメラで撮影されたときの、フレーム内での被写体（画像）の相対的な移動速度も含む。

【0114】

従って、撮像ボケの特性は、被写体の画像を構成する各画素における移動速度に依存した形態で表すことができる。

【 0 1 1 5 】

画素における移動速度とは、処理対象のフレーム内の画素と、それよりも前のフレーム内の対応する画素（対応点）との間の空間的な距離を指す。例えば、処理対象のフレーム内の画素と、その直前（時間的に１つ前）のフレーム内の対応する画素（対応点）との間の空間的な距離が、 K （ K は、０以上の任意の整数値）画素分である場合、その画素における移動速度とは、 K [画素/フレーム]になる。

【 0 1 1 6 】

この場合、被写体の画像を構成する各画素のうちの所定の１つが注目画素に設定されているとすると、注目画素における撮像ボケの特性は、注目画素における移動速度 K [画素/フレーム]の大小に依存した形態で表すことができる。

10

【 0 1 1 7 】

より具体的には例えば、注目画素の移動速度が 2, 3, 4 [画素/フレーム]のそれぞれの場合、注目画素における撮像ボケの周波数特性のそれぞれは、図 4 の曲線 H_2 乃至 H_4 のそれぞれで表すことができる。

【 0 1 1 8 】

即ち、図 4 は、注目画素における移動速度が 2, 3, 4 [画素/フレーム]のそれぞれの場合についての、注目画素における撮像ボケの周波数特性のそれぞれを示している。図 4 において、横軸は周波数を、縦軸はゲインのそれぞれを示している。ただし、横軸の各値は、ナイキスト周波数が 1 とされた場合の相対値を示している。

20

【 0 1 1 9 】

以上の内容が、移動速度が、撮像ボケの特性を示すパラメータとして採用可能な理由である。

【 0 1 2 0 】

ところで、図 4 の周波数特性 H_2 乃至 H_4 の形態からわかるように、注目画素における撮像ボケの特性は空間領域で表現すると、移動平均フィルタ（ローパスフィルタ）で表すことが可能である。

【 0 1 2 1 】

即ち、この移動平均フィルタ（ローパスフィルタ）を示す伝達関数（以下、撮像ボケの伝達関数と称する）を H と記述し、撮像ボケが仮に発生しなかった場合の理想的な画像信号（以下、撮像ボケ前の信号と称する）を周波数領域で F と記述し、かつ、カメラから出力される実際の画像信号、即ち、撮像ボケが発生した画像信号（以下、撮像ボケ後の信号と称する）を周波数領域で G と記述すると、撮像ボケ後の信号 G は、次の式（１）のように表される。

30

【 0 1 2 2 】

$$G = H \times F \quad \cdots (1)$$

【 0 1 2 3 】

本発明においては撮像ボケを取り除く（抑制する）ことが目的とされているので、この本発明の目的を達成するためには、既知である撮像ボケ後の信号 G と、既知である撮像ボケの伝達関数 H とから、撮像ボケ前の信号 F を予測演算すればよい。即ち、次の式（２）の予測演算が実行されればよい。

40

【 0 1 2 4 】

$$F = \text{inv}(H) \times G \quad \cdots (2)$$

【 0 1 2 5 】

式（２）において、 $\text{inv}(H)$ は、撮像ボケの伝達関数 H の逆関数を示している。上述したように撮像ボケの伝達関数 H がローパスフィルタの特性を持つことから、その逆関数 $\text{inv}(H)$ も、当然ながらハイパスフィルタの特性を持つ。

【 0 1 2 6 】

また、上述したように、撮像ボケの伝達関数 H は、移動速度に応じてその特性が変化する

50

る。具体的には例えば、注目画素における移動速度が 2, 3, 4 [画素/フレーム] のそれぞれの場合、注目画素における撮像ボケの伝達関数 H の周波数特性は、図 4 の曲線 H_2 , 曲線 H_3 , 曲線 H_4 のそれぞれに示されるような相異なる特性となる。

【0127】

従って、撮像ボケ抑制処理部 13 は、移動速度に応じて撮像ボケの伝達関数 H の特性を変更して、特性が変更された伝達関数 H の逆関数 $\text{inv}(H)$ を求め、その逆関数 $\text{inv}(H)$ を用いて上述した式 (2) の演算処理を実行すれば、本発明の目的、即ち、撮像ボケを取り除く (抑制する) という目的を達成することが可能になる。

【0128】

或いは、上述した式 (2) の演算は周波数領域の演算であるので、本発明の目的を達成するために、撮像ボケ抑制処理部 13 は、上述した式 (2) の演算処理と等価な空間領域での処理を実行してもよい。具体的には例えば、撮像ボケ抑制処理部 13 は、次のような第 1 乃至第 3 の処理を実行してもよい。

【0129】

第 1 の処理とは、撮像ボケ特性検出部 12 から供給された注目画素における移動速度に応じて、注目画素における撮像ボケを示す移動平均フィルタ (ローパスフィルタ) の特性を変換する処理である。具体的には例えば、複数の移動速度毎に移動平均フィルタを 1 つずつ予め用意しておき、複数の移動平均フィルタの中から、注目画素における移動速度に対応する 1 つを選択する処理が、第 1 の処理の一例である。

【0130】

第 2 の処理とは、次の第 2 - 1 乃至第 2 - 3 の処理からなる処理である。

【0131】

第 2 - 1 の処理とは、第 1 の処理により特性が変換された移動平均フィルタに対してフーリエ変換を施すことにより、その移動平均フィルタを周波数表示する処理である。具体的には例えば、注目画素における移動速度が 2, 3, 4 [画素/フレーム] のそれぞれの場合、図 4 の曲線 H_2 , 曲線 H_3 , 曲線 H_4 のそれぞれを得る処理が第 2 - 1 の処理である。即ち、周波数領域で考えると、注目画素における撮像ボケの伝達関数 H を求める処理が第 2 - 1 の処理である。

【0132】

第 2 - 2 の処理とは、第 2 - 1 の処理により周波数表示された移動平均フィルタの逆数を算出する処理である。即ち、周波数領域で考えると、上述した式 (2) に示される、撮像ボケの伝達関数 H の逆関数 $\text{inv}(H)$ を生成する処理が、第 2 - 2 の処理である。

【0133】

第 2 - 3 の処理とは、第 2 - 2 の処理により算出された、周波数表示された移動平均フィルタの逆数に対して逆フーリエ変換を施す処理である。即ち、逆関数 $\text{inv}(H)$ に対応するハイパスフィルタ (ウィナーフィルタ等) を生成する処理が第 2 - 3 の処理である。換言すると、移動平均フィルタの逆フィルタを生成する処理が第 2 - 3 の処理である。なお、以下、第 2 - 3 の処理により生成されるハイパスフィルタを、逆移動平均フィルタと称する。

【0134】

第 3 の処理とは、撮像ボケ後の周波数領域の上述した式 (2) の信号 G に対応する空間領域の画像信号 g を入力画像として入力し、その画像信号 g に対して、第 2 - 3 の処理により生成された逆移動平均フィルタをかける処理である。この第 3 の処理により、撮像ボケ前の周波数領域の上述した式 (2) の信号 F に対応する空間領域の画像信号 f が復元 (予測演算) されることになる。具体的には例えば、処理対象のフレームのうちの注目画素を含む所定のブロックに対して逆移動平均フィルタをかけることで、注目画素の画素値を補正する処理が、第 3 の処理である。

【0135】

かかる第 1 乃至第 3 の処理を実行可能な撮像ボケ抑制処理部 13 の機能的構成の一実施例が、図 5 に示されている。即ち、図 5 は、撮像ボケ抑制処理部 13 の機能的構成の一実

10

20

30

40

50

施例を示している。

【0136】

図5の例の撮像ボケ抑制処理部13には、移動平均フィルタ（ローパスフィルタ）特性変換部21、逆移動平均フィルタ（ハイパスフィルタ）生成部22、および、逆移動平均フィルタ部23（ハイパスフィルタ部23）が設けられている。

【0137】

移動平均フィルタ特性変換部21は、上述した第1の処理を実行する。逆移動平均フィルタ生成部22は、上述した第2の処理を実行する。逆移動平均フィルタ部23は、上述した第3の処理を実行する。

【0138】

しかしながら、撮像ボケ抑制処理部13が図5のように構成された場合、次のような新たな課題が発生してしまう。即ち、図4の周波数特性H2乃至H4にも示されるように、撮像ボケを示す移動平均フィルタ（その周波数特性）には、ゲインが0となる周波数が含まれている。このため、逆移動平均フィルタ生成部22は、その移動平均フィルタの完全な逆フィルタ（完全な逆移動平均フィルタ）を生成するのは困難である、という新たな課題が発生してしまう。

【0139】

ところで、図5の逆移動平均フィルタ部23の処理、即ち、逆移動平均フィルタ（ハイパスフィルタ）を入力画像に対してかける処理とは、入力画像の周波数特性のうちの、撮像ボケを示すローパスフィルタによりゲインが減衰してしまった周波数帯において、そのゲインを持ち上げる処理であるとも言える。

【0140】

そこで、この新たな課題を解決するためには、図5の構成の撮像ボケ抑制処理部13を採用する代わりに、ゲインが減衰してしまった周波数帯域において、そのゲインを持ち上げる機能を有する撮像ボケ抑制処理部13を採用すればよい。具体的には例えば、図6の構成の撮像ボケ抑制処理部13を採用すればよい。即ち、図6は、撮像ボケ抑制処理部13の機能的構成の図5とは異なる実施例を示している。

【0141】

換言すると、図6の例の撮像ボケ抑制処理部13には、この機能を実現するために、移動平均フィルタ（ローパスフィルタ）特性変換部31乃至加算部34が設けられている。

【0142】

移動平均フィルタ特性変換部31は、図5の移動平均フィルタ特性変換部21と基本的に同様の機能と構成を有している。即ち、移動平均フィルタ特性変換部31は、撮像ボケを示す移動平均フィルタ（ローパスフィルタ）の特性を、処理対象のフレーム（入力画像）内の注目画素の移動速度に応じて変換する。なお、この移動速度は、図6においては、撮像ボケ特性検出部12から供給されるパラメータ値として示されている。即ち、この移動速度は、撮像ボケ特性検出部12から供給される。

【0143】

移動平均フィルタ部32（ローパスフィルタ部32）は、処理対象のフレーム（入力画像）内の注目画素を含む所定のブロックに対して、移動平均フィルタ特性変換部31により特性が変換された移動平均フィルタをかけることで、注目画素の画素値を補正する。移動平均フィルタ部32により補正された注目画素の画素値は、減算部33に供給される。

【0144】

即ち、減算部33には、移動平均フィルタ部32により補正された注目画素の画素値が極性反転されて入力される。減算部33にはまた、処理対象のフレーム（入力画像）のうちの注目画素の補正前の画素値が入力される。

【0145】

そこで、減算部33は、注目画素の補正前の画素値と、移動平均フィルタ部32により補正された注目画素の画素値との差分を求め、その差分値を加算部34に供給する。なお、以下、加算部33の出力を、移動平均フィルタ前後の差分と称する。

【 0 1 4 6 】

このようにして、加算部 3 4 には、移動平均フィルタ前後の差分が入力される。加算部 3 4 にはまた、処理対象のフレーム（入力画像）内の注目画素の補正前の画素値が入力される。

【 0 1 4 7 】

そこで、加算部 3 4 は、注目画素の補正前の画素値に対して、移動平均フィルタ前後の差分を補正值として加算し、その加算結果を出力画像（その一部）として出力する。即ち、出力画像とは、補正された各画素値からなるフレーム、或いは、それらの複数のフレームからなる動画像である。

【 0 1 4 8 】

以上の内容をまとめると、図 6 の例の撮像ボケ抑制処理部 1 3 は、動画像を構成する各フレームのそれぞれについて、処理対象のフレームを構成する各画素値に対して、対応する移動平均フィルタ前後の差分を補正值としてそれぞれ加算することで、各画素値を補正している。

【 0 1 4 9 】

このような図 6 の例の撮像ボケ抑制処理部 1 3 の空間領域での処理は、周波数領域で考えると次のようになる。

【 0 1 5 0 】

即ち、加算部 3 3 の出力信号である移動平均フィルタ前後の差分を周波数領域で考えた場合、所定の周波数に着目すると、加算部 3 3 の出力信号のゲインとは、次のようなゲインになる。即ち、着目された周波数において、入力画像信号のゲインと、移動平均フィルタがかけられた後の入力画像信号のゲインとの差分が、加算部 3 3 の出力信号のゲインとなる。以下、加算部 3 3 の出力信号のゲインを、移動平均フィルタ前後の差分ゲインと称する。

【 0 1 5 1 】

従って、図 6 の例の撮像ボケ抑制処理部 1 3（加算部 3 4）から出力される出力画像信号を周波数領域で考えた場合、所定の周波数に着目すると、出力画像信号のゲインは、入力画像信号のゲインに対して、移動平均フィルタ前後の差分ゲインが加算された値となっている。即ち、各周波数のそれぞれにおいて、出力画像信号のゲインは、入力画像のゲインに比較して、移動平均フィルタ前後の差分ゲイン分だけ持ち上げられている。

【 0 1 5 2 】

換言すると、図 6 の例の撮像ボケ抑制処理部 1 3 全体では、ハイパスフィルタをかける処理と基本的に等価な処理を実行していることになる。

【 0 1 5 3 】

以上、撮像ボケ抑制処理部 1 3 の実施の形態例として、ハイパスフィルタをかける処理を実行する図 5 の例と、ハイパスフィルタをかける処理と基本的に等価な処理を実行する図 6 の例とについて説明した。

【 0 1 5 4 】

ところで、画像信号に対してハイパスフィルタをかける処理とは、エッジを立たせる処理であるとも言える。即ち、撮像ボケ抑制処理部 1 3 の処理とは、結局、いわゆる絵作りのためにエッジを立たせることを目的とするのではなく、撮像ボケにより鈍ってしまったエッジを立たせることを目的とする処理であるとも言える。従って、この目的を達成するため、撮像ボケ抑制処理部 1 3 は、撮像ボケと移動速度との上述した因果関係（撮像ボケの特性は移動速度の大小に依存すると言う関係）を利用して、エッジの立たせ度合（エンハンス量）を制御していると言える。即ち、撮像ボケ抑制処理部 1 3 は、エッジ部分（対応する画素）の移動速度に応じて、エッジの立たせ度合を可変していると言える。例えば、上述した図 5 と図 6 の例では、撮像ボケ抑制処理部 1 3 は、移動速度に応じて、撮像ボケを示す移動平均フィルタ（ローパスフィルタ）の特性を変換することで、エッジの立たせ度合を可変しているのである。

【 0 1 5 5 】

10

20

30

40

50

また、エッジの立たせ度合と、各画素値に対する補正量とは対応している。

【0156】

従って、本発明においては、撮像ボケ抑制処理部13は、注目画素における移動速度に応じて補正量（エッジの立たせ度合）を可変して、注目画素の補正前の（入力時）の画素値に対してその補正量を加算する手法が単に適用されていればよいことになる。即ち、撮像ボケ抑制処理部13の形態は上述した図5と図6の例に限定されず、様々な形態を取ることが可能である。

【0157】

例えば、撮像ボケ抑制処理部13は、次のような第1の遅延部、第2の遅延部、補正部、および、遅延時間変更部を備えるように構成することができる。

10

【0158】

即ち、第1の遅延部は、処理対象のフレームのうちの、動きベクトルの方向に連続して並ぶ画素群（注目画素を含む画素群）に対応する第1の画像信号が順次入力されると、その第1の画像信号を第1の遅延時間だけ遅延させ、その結果得られる第2の画像信号を出力する。なお、第1の遅延時間とは、例えば第1の画像信号のうちの、N画素（Nは1以上の整数値）分に対応する部分信号が第1の遅延部に入力されるのに要する時間を指す。

【0159】

第2の遅延部は、第1の遅延部から出力された第2の画像信号が順次入力され、その第2の画像信号を第2の遅延時間だけ遅延させ、その結果得られる第3の画像信号を出力する。なお、第2の遅延時間とは、例えば第2の画像信号のうちの、M画素（Mは、Nを含む1以上の整数値）分に対応する部分信号が第2の遅延部に入力されるのに要する時間を指す。

20

【0160】

補正部は、第1の信号乃至第3の信号を利用して補正量を決定し、その補正量を、注目画素の画素値に加算することで、注目画素の画素値を補正する。

【0161】

遅延時間変更部は、撮像ボケ特性検出部12から供給された注目画素の移動速度に応じて、第1の遅延部の第1の遅延時間を変更するとともに、第2の遅延部の第2の遅延時間を変更する。

【0162】

30

このように、注目画素の移動速度に応じて第1の遅延時間と第2の遅延時間が適切に変更されると、それに伴い、第2の信号と第3の信号の形態（波形）も変更される。従って、第1の信号乃至第3の信号を利用して決定される補正量も、注目画素の移動速度に応じて変更される。これにより、撮像ボケが発生しているエッジ部分を、撮像ボケが発生した分だけ適切に立たせることが可能になり、その結果、フレームレート変換後のフレームについての撮像ボケに起因する画像劣化（ボケ画像）を抑制することが可能になる。そして、最終的には、鮮明な映像を表示装置に表示させることが可能になるのである。

【0163】

かかる第1の遅延部、第2の遅延部、補正部、および、遅延時間変更部を備える撮像ボケ抑制処理部13は、具体的には例えば、図7に示されるように構成することができる。即ち、図7は、撮像ボケ抑制処理部13の機能的構成の図5や図6とは異なる実施例を示している。

40

【0164】

図7の例の撮像ボケ抑制処理部13は、入力部51、第1の遅延部である可変DL部52、第2の遅延部である可変DL部53、補正部54-1、遅延時間変更部55、および、出力部56から構成される。補正部54-1は、減算部61乃至加算部73から構成される。

【0165】

以下、図8に示される各信号を参照しつつ、図7の例の撮像ボケ抑制処理部13の詳細な構成（各ブロックの接続形態）とその動作について併せて説明する。即ち、図8は、図

50

7の例の撮像ボケ抑制処理部13の各ブロックのそれぞれの出力信号の例を示すタイミングチャートである。

【0166】

図7において、入力部51には、高フレームレート変換部11により高フレームレート変換処理が施された入力画像の信号、例えば、図8の信号aが供給される。この入力部51に入力された信号aは可変DL部52に供給される。すると、可変DL部52からは、信号aに対して第1の遅延時間Tだけ遅延された例えば図8の信号bが出力される。可変DL部52の出力信号bは可変DL部53に供給される。すると、信号bに対して第2の遅延時間Tだけ遅延された例えば図8の信号c、即ち、信号aに対して時間2Tだけ遅延された信号cが、可変DL部53から出力される。

10

【0167】

可変DL部52の入力信号aと可変DL部53の出力信号cとが減算部61に供給される。減算部61は、信号cから信号aを減算し、その結果得られる例えば図8の信号dを全波整流部62に供給する。さらに、この信号dは、全波整流部62を介して、正極性の信号を負極性に変換する負号化部63に供給される。その結果、負号化部63からは、例えば図8の信号eが出力されて、減算部71に供給される。

【0168】

また、可変DL部52の入力信号aと出力信号bとが減算部64に供給される。減算部64は、信号bから信号aを減算し、その結果得られる例えば図8の信号fを全波整流部65に供給する。さらに、この信号fは、全波整流部65と負号化部66を通過すること

20

【0169】

また、可変DL部53の入力信号b（可変DL部52の出力信号b）と出力信号cとが減算部67に供給される。減算部67は、信号cから信号bを減算し、その結果得られる例えば図8の信号hを全波整流部68に供給する。さらに、この信号hは、全波整流部68と負号化部69を通過すること

【0170】

MIN（最小値）出力部70は、供給された信号gと信号iとのうちの小さい方を取り出す。従って、MIN出力部70からは、例えば図8の信号jが出力され減算部71に供給される。

30

【0171】

減算部71は、負号化部63から供給された信号eから、MIN出力部70から供給された信号jを減算し、その結果得られる例えば図8の信号kをスライス部72に供給する。

【0172】

スライス部72に供給された信号kは、例えば図8の信号lに変換されて、加算部73に供給される。

【0173】

加算部73は、可変DL部52の出力信号bに対して、スライス部72から供給された信号lを補正信号として加算して、その結果得られる例えば図8の信号mを出力画像の信号として出力部56を介して出力する。

40

【0174】

換言すると、補正部54-1においては、可変DL部52から出力されて可変DL部53に入力された画像信号bのうちの注目画素に対応する第1の部分信号、可変DL部52に入力された画像信号aのうちの注目画素に対応する部分信号が入力された略時点よりも第1の遅延時間Tだけ前に入力された第2の部分信号、および、可変DL部53から出力された画像信号cのうちの注目画素に対応する部分信号が出力された略時点から第2の遅延時間Tだけ後に出力された第3の部分信号を利用して、第1の部分信号のレベル（注目画素の画素値）の補正量が決定される。即ち、第1の部分信号のレベル（注目画素の画素

50

値)に対する補正量とは、スライス部72から出力され加算部73に入力される信号1のうちの注目画素に対応する第4の部分信号のレベルである。そして、加算部73において、信号bのうちの第1の部分信号のレベル(注目画素の画素値)に対して、信号1のうちの第4の部分信号のレベル(補正量)が加算されることで、第1の部分信号のレベルが補正されるのである。

【0175】

従って、可変DL部52の第1の遅延時間Tと、可変DL部53の第2の遅延時間Tとを、注目画素における移動速度に応じて適切に可変させることで、注目画素に対する補正量(信号1のうちの第4の部分信号のレベル)を適切に可変させることができる。

【0176】

換言すると、信号aのうちの上述した第2の部分信号のレベルとは、移動ベクトルの方向または逆方向に、第1の遅延時間Tに対応するN画素分だけ注目画素から離間した第1の他の画素の画素値に相当する。同様に、信号cのうちの上述した第3の部分のレベルとは、移動ベクトルの方向または逆方向に、第2の遅延時間Tに対応するM(=N)画素分だけ注目画素から離間した第2の他の画素の画素値に相当する。

【0177】

従って、信号1のうちの第4の部分信号のレベルとは、注目画素の画素値、第1の他の画素の画素値、および第2の他の画素の画素値に基づいて決定された補正量であると言える。また、可変DL部52の第1の遅延時間Tと可変DL部53の第2の遅延時間Tとを、注目画素の移動速度に応じて可変させることは、結局、第1の他の画素と第2の他の画素として採用する画素を、注目画素の移動速度に応じて可変させることであると言える。

【0178】

以上のように、図7の例の撮像ボケ抑制処理部13は、注目画素の移動速度に応じて第1の他の画素と第2の他の画素とを適切に可変することで、入力画像(入力信号a)に比較して、撮像ボケによって鈍った分だけ(必要な分だけ)エッジ部分が立った信号を出力画像(出力信号m)として出力することが可能になる。これにより、各フレーム内の撮像ボケに起因する劣化部分(ボケ画像)が劣化前の状態(ボケ画像がない状態)にほぼ回復し、その結果、鮮明な映像が図示せぬ表示装置に表示されるのである。

【0179】

なお、図7の例の撮像ボケ抑制処理部13にスライス部72が仮に設けられなかった場合には、例えば図8の信号nが出力画像の信号として出力部56から出力されることになる。この場合、例えば上向きのパルスではレベルが高くなって、図示せぬ表示装置に表示される画像が不自然になる。また下向きのパルスではパルスの中央に大きな凹部が形成されて、図示せぬ表示装置に表示される画像が不自然になる。

【0180】

これに対して、図7の例の撮像ボケ抑制処理部13においては、スライス部72が設けられているので、このような不自然な画像の形成を防止することが可能になる。

【0181】

また、上述したように、図7の例の撮像ボケ抑制処理部13の補正部54-1は、可変DL部52と可変DL部53との入出力信号のうちの所定の2つの信号を減算して得られる減算信号のうちの、3つの減算信号をそれぞれ全波整流して負号化し、これらの3つの信号に対して所定の演算処理を施した後に、負極性の信号成分である信号1のみを取り出して、その信号1を、注目画素に対する補正量として利用する。これにより、プリシュート及びオーバーシュートが付加されることがない出力信号、例えば図8の出力信号mが得られる。

【0182】

即ち、本発明の目的は、撮像ボケ後の画像信号を撮像ボケ前の画像信号に戻す(近づける)ことである。撮像ボケ前の画像信号のエッジ部分には、当然ながらプリシュートとオーバーシュートとは付加されていない。従って、撮像ボケ抑制処理部13の出力信号にプ

10

20

30

40

50

リシュートまたはオーバーシュートが付加されている場合、その出力信号は、撮像ボケ前の画像信号が復元された信号であるとは言い難い。即ち、撮像ボケの抑制を目的とする補正としては過補正となっている。そこで、図 7 の例の撮像ボケ抑制処理部 1 3 では、プリシュートとオーバーシュートとが付加されていない出力信号、即ち、撮像ボケ前の画像信号により近い画像信号を出力するようにしているのである。

【 0 1 8 3 】

以上、第 1 の遅延部、第 2 の遅延部、補正部、および、遅延時間変更部を備える撮像ボケ抑制処理部 1 3 として、図 7 の構成を有する撮像ボケ抑制処理部 1 3 について説明した。ただし、第 1 の遅延部、第 2 の遅延部、補正部、および、遅延時間変更部を備える撮像ボケ抑制処理部 1 3 は、当然ながら図 7 の例に限定されず、様々な実施の形態を取ることが可能である。

10

【 0 1 8 4 】

具体的には例えば、第 1 の遅延部、第 2 の遅延部、補正部、および、遅延時間変更部を備える撮像ボケ抑制処理部 1 3 は、上述した図 7 の構成の他、図 9 に示されるように構成することもできる。即ち、図 9 は、撮像ボケ抑制処理部 1 3 の機能的構成の図 5、図 6、および図 7 とは異なる実施例を示している。

【 0 1 8 5 】

なお、図 9 の例の撮像ボケ抑制処理部 1 3 において、図 7 の例の撮像ボケ抑制処理部 1 3 と同一の機能と構成を有するブロックについては、図 7 と対応する符号を付してある。

【 0 1 8 6 】

20

図 9 の例の撮像ボケ抑制処理部 1 3 は、入力部 5 1、第 1 の遅延部である可変 D L 部 5 2、第 2 の遅延部である可変 D L 部 5 3、補正部 5 4 - 2、遅延時間変更部 5 5、および、出力部 5 6 から構成される。補正部 5 4 - 2 には、図 7 の補正部 5 4 - 1 にも設けられている減算部 6 1 乃至加算部 7 3 に加えて、極性反転部 7 4 乃至乗算部 8 4 がさらに設けられている。

【 0 1 8 7 】

即ち、図 7 と図 9 とを比較するに、入力部 5 1、可変 D L 部 5 2、可変 D L 部 5 3、遅延時間変更部 5 5、出力部 5 6、および、補正部 5 4 - 2 のうちの減算部 6 1 乃至加算部 7 3 までの構成は同一とされている。

【 0 1 8 8 】

30

そこで、以下、図 1 0 に示される各信号を参照しつつ、図 9 の例の撮像ボケ抑制処理部 1 3 のうちの図 7 の例とは異なる部分、即ち、極性反転部 7 4 乃至乗算部 8 4 の詳細な構成（各ブロックの接続形態）とその動作についてさらに説明する。即ち、図 1 0 は、図 9 の例の撮像ボケ抑制処理部 1 3 のうちの図 7 の例とは異なる各ブロックのそれぞれの出力信号の例を示すタイミングチャートである。

【 0 1 8 9 】

例えばいま、図 9 のスライス部 7 2 からは、図 8 の信号 1 と同一の図 1 0 の信号 aa が出力されているとする。ただし、このスライス部 7 2 の出力信号 aa は、図 9 の例では、加算部 7 3 に供給されずに、乗算部 8 4 に供給されている。

【 0 1 9 0 】

40

なお、図 1 0 においては、このスライス部 7 2 の出力信号 aa を含む信号 aa 乃至信号 nn は、図 8 の信号 l を含む信号 a 乃至 n に比較して振幅が 2 倍にされている。図 1 0 の信号 aa 乃至信号 nn の時間変化を明瞭にするためである。

【 0 1 9 1 】

また、図 9 の減算部 6 4 からは、例えば図 8 の信号 f と同一の図 1 0 の信号 bb が出力されている。ただし、この減算部 6 4 の出力信号 bb は、全波整流部 6 5 に供給される他さらに、MAX 出力部 7 5 と MIN 出力部 7 6 とに供給されている。

【 0 1 9 2 】

また、図 9 の減算部 6 7 の出力信号は、全波整流部 6 8 に供給される他さらに、極性反転部 7 4 に供給されている。極性反転部 7 4 に供給された信号はその極性が反転されて、

50

その結果、例えば図 10 の信号ccが得られ、この信号ccがMAX出力部 77とMIN出力部 78とに供給されている。

【0193】

また、MAX出力部 75、MIN出力部 76、MAX出力部 77、および、MIN出力部 78のそれぞれには、交流接地電位が供給される。

【0194】

これによって、MAX出力部 75からは、例えば図 10 に示されるような、減算部 64 の出力信号bbの正極性の部分である信号ddが出力されて、加算部 79に供給される。MIN出力部 76からは、例えば図 10 に示されるような、減算部 64 の出力信号bbの負極性の部分である信号ggが出力されて、加算部 81に供給される。MAX出力部 77からは、
10 例例えば図 10 に示されるような、極性反転部 74 の出力信号ccの正極性の部分である信号ffが出力されて、加算部 81に供給される。MIN出力部 78からは、例えば図 10 に示されるような、極性反転部 74 の出力信号ccの負極性の部分である信号eeが出力されて、加算部 79に供給される。

【0195】

加算部 79は、MAX出力部 75の出力信号ddと、MIN出力部 78の出力信号eeとを加算し、その結果得られる例えば図 10 の信号hhをインバーターアンプ 80に供給する。加算部 81は、MIN出力部 76の出力信号ggと、MAX出力部 77の出力信号ffとを加算し、その結果得られる例えば図 10 の信号jjをインバーターアンプ 82に供給する。

【0196】

インバーターアンプ 80は、加算部 79の出力信号hhの極性を反転して矩形波に成形し、その結果得られる例えば図 10 の信号iiを加算部 83に供給する。同様に、インバーターアンプ 82は、加算部 81の出力信号jjの極性を反転して矩形波に成形し、その結果得られる例えば図 10 の信号kkを加算部 83に供給する。
20

【0197】

加算部 83は、インバーターアンプ 80の出力信号iiと、インバーターアンプ 82の出力信号kkとを加算し、その結果得られる例えば図 10 の信号llを乗算部 84に供給する。

【0198】

このようにして、乗算部 84においては、加算部 83の出力信号llとスライス部 72の出力信号aaが供給されるので、それらの信号llと信号aaとが乗算され、その結果得られる
30 例例えば図 10 の信号mm、即ち、スライス部 72の出力信号aaの傾きの符号が変化した部分の極性が反転された信号mmが出力される。

【0199】

そしてこの乗算部 84の出力信号mmが補正信号として加算部 73に供給されて、この加算部 73において、この補正信号mmが、上述した可変DL部 52の出力信号（図 8 の信号bと同一の信号）に加算され、その結果得られる例えば図 10 の信号nnが、出力画像の信号として出力部 56を介して出力されるのである。

【0200】

以上説明したように、図 9 の例の撮像ボケ抑制処理部 13は、図 7 の例に対してさらに、減算信号bb, ccの正極性の部分と負極性の部分とを分離し、これらの信号に対して所定の演算処理を施して、その結果得られる矩形波信号llを用いて補正信号aaの極性を制御することによって、さらに出力信号の輪郭を鋭角にした（エッジを急峻にする）補正を行うことができる。
40

【0201】

以上、本発明が適用される図 1 の画像処理装置 1のうちの撮像ボケ抑制処理部 13の実施の形態として、図 5、図 6、図 7、および図 9 の機能的構成をそれぞれ有する撮像ボケ抑制処理部 13について説明した。

【0202】

これらの機能的構成を有する撮像ボケ抑制処理部 13は、各画素値の補正を行う際、上述した例では、移動速度（移動ベクトルの絶対値）をパラメータとして使用したが、この
50

移動速度の他、撮像ボケの特性を示すパラメータであれば任意のパラメータを使用することができる。

【 0 2 0 3 】

具体的には例えば、撮像ボケ抑制処理部 1 3 は、撮像ボケの特性を示すパラメータとして、処理対象の動画像を撮影した時点のカメラのシャッタ速度を利用することができる。なぜならば、例えば図 1 1 に示されるように、シャッタ速度が違えば同図中の時間 T_s 分だけ撮像ボケの度合いも異なるからである。

【 0 2 0 4 】

即ち、図 1 1 において、上側の図は、シャッタ速度がフレーム速度と同一の $1/30$ 秒である場合の図を示しており、下側の図は、シャッタ速度がフレーム速度よりも早い ($1/30 - T_s$) 秒である場合の図を示している。図 1 1 の両図とも、横軸は時間軸を表しており、縦軸はシャッタ開口時間の割合を表している。シャッタ開口時間の割合とは、例えば、シャッタ速度を V [秒] (V は、0 以上の任意の値) とし、シャッタが開口された第 1 の時刻の割合を 0 % とし、第 1 の時刻から V [秒] が経過してシャッタが閉じる第 2 の時刻の割合を 100 % とし、かつ、第 1 の時刻から現時刻までの時間 T_a [秒] (T_a は、0 以上 V 以下の任意の正値) とした場合に、 $(T_a / V) \times 100$ [%] で示される割合である。この場合、図 1 1 の両図の縦軸において、時間軸と接する値が 100 [%] になり、最大値 (各直線の最上位の値) が 0 [%] になる。即ち、図 1 1 の両図の縦軸においては、下方にいく程、シャッタ開口時間の割合は大きくなっていくのである。

【 0 2 0 5 】

例えばいま、カメラの 1 つの検出素子が、フレーム内の 1 つの画素に対応しているとする。この場合、図 1 1 の上側の図に示されるように、シャッタ速度が $1/30$ 秒であるときには、カメラの 1 つの検出素子からは、シャッタが開口している $1/30$ 秒間に入射された光の積分値が、対応する画素の画素値として出力される。これに対して、シャッタ速度が ($1/30 - T_s$) 秒である場合には、カメラの 1 つの検出素子からは、シャッタが開口している ($1/30 - T_s$) 秒間に入射された光の積分値が、対応する画素の画素値として出力される。

【 0 2 0 6 】

即ち、シャッタ速度は、検出素子における光の蓄積時間に対応している。従って、例えば、実空間において所定の検出素子の前を横切って移動するオブジェクトが存在する場合、シャッタ速度が ($1/30 - T_s$) 秒のときよりも $1/30$ 秒のときの方が、その検出素子には、オブジェクトに対応する光とは異なる光、例えば、背景の光が時間 T_s [秒] 分だけ多く入射されてしまうことになる。これにより、シャッタ速度が ($1/30 - T_s$) 秒のときよりも $1/30$ 秒のときの方が、1 つの検出素子から出力される画素値の中に、オブジェクトとは異なる背景等の光の蓄積値が混合される割合が多くなってしまう。その結果、撮像ボケの度合いが大きくなってしまう。

【 0 2 0 7 】

以上の内容をまとめると、シャッタ速度が遅くなればなるほど、撮像ボケの度合いが大きくなる。即ち、シャッタ速度は、撮像ボケの一特性を示していると言える。従って、シャッタ速度も、移動速度と同様に、撮像ボケの特性を示すパラメータとして利用することが可能である。

【 0 2 0 8 】

なお、このようなシャッタ速度が、撮像ボケの特性を示すパラメータとして利用される場合には、図 1 の撮像ボケ特性検出部 1 2 は、例えば、高フレームレート変換部 1 1 から供給された動画像 (データ) に付加されているヘッダ情報などを解析することで、各フレームのシャッタ速度を検出し、それらを撮像ボケの特性を示すパラメータとして、撮像ボケ抑制処理部 1 3 に供給することができる。撮像ボケ抑制処理部 1 3 は、例えば、移動速度の代わりにこのシャッタ速度を利用して上述した一連の処理を実行することで、各画素値を適切に補正することができる。このシャッタ速度を利用する場合の撮像ボケ抑制処理部 1 3 の構成は、移動速度を利用する場合のそれと基本的に同様の構成を取ることができる。即ち、上述した図 5、図 6、図 7、および図 9 のいずれの機能的構成を有する撮像ボ

10

20

30

40

50

ケ抑制処理部 13 も、シャッタ速度をパラメータ値として利用して上述した一連の処理を実行することで、各画素値を適切に補正することができる。

【0209】

以上、本発明が適用される画像処理装置の実施の形態として、図 1 に示される機能的構成を有する画像処理装置 1 について説明したが、本発明は、図 1 の例に限定されず、その他様々な実施の形態を取ることが可能である。

【0210】

具体的には例えば、図 12 乃至図 15 のそれぞれには、本発明が適用される画像処理装置の他の実施の形態の機能ブロック図が示されている。

【0211】

例えば、図 12 の画像処理装置 101 は、図 1 の画像処理装置 1 と同様に、高フレームレート変換部 11、撮像ボケ特性検出部 12、および、撮像ボケ抑制処理部 13 から構成される。

【0212】

ただし、図 12 の画像処理装置 101 においては、撮像ボケ抑制処理部 13 の補正処理の対象は、画像処理装置 101 の入力動画像、即ち、高フレームレート変換部 11 により高フレームレート変換処理が施される前の動画像である。このため、撮像ボケ特性検出部 12 も、高フレームレート変換部 11 により高フレームレート変換処理が施される前の動画像の中から、撮像ボケの特性を示すパラメータの値を検出し、その検出結果を撮像ボケ抑制処理部 13 に供給している。

【0213】

従って、図 12 の画像処理装置 101 の画像処理は、図 3 の画像処理のうちの、ステップ S1、S3、S4、S2、および S5 のそれぞれの処理がその順番で実行される処理となる。

【0214】

また、例えば、図 13 の画像処理装置 102 は、図 1 の画像処理装置 1 や図 12 の画像処理装置 101 と同様に、高フレームレート変換部 11、撮像ボケ特性検出部 12、および、撮像ボケ抑制処理部 13 から構成される。

【0215】

この図 13 の画像処理装置 102 においては、撮像ボケ抑制処理部 13 の補正処理の対象は、図 1 の画像処理装置 1 と同様に、入力動画像に対して高フレームレート変換処理が高フレームレート変換部 11 により施された結果得られる動画像である。即ち、撮像ボケ抑制処理部 13 は、高フレームレート変換処理が施された後の動画像に対して補正処理を施す。

【0216】

ただし、図 13 の画像処理装置 102 の撮像ボケ特性検出部 12 は、入力動画像の中から、即ち、高フレームレート変換部 11 により高フレームレート変換処理が施される前の動画像の中から、撮像ボケの特性を示すパラメータを検出し、その検出結果を撮像ボケ抑制処理部 13 に供給している。即ち、図 13 の画像処理装置 102 の撮像ボケ抑制処理部 13 は、高フレームレート変換処理が施される前の動画像の中から検出されたパラメータの値を利用して、各画素値を補正している。

【0217】

以上のことから、図 13 の画像処理装置 102 の画像処理も、図 3 の画像処理と同様の流れで実行される処理、即ち、ステップ S1、S2、S3、S4、および S5 のそれぞれの処理がその順番で実行される処理となる。ただし、ステップ S3 の処理は、「高フレームレート変換処理が施される前の動画像、即ち、ステップ S1 の処理で入力された動画像を構成する各フレームのそれぞれの中から、撮像ボケの特性を示すパラメータの値を検出する」という処理になる。

【0218】

このような図 12 の画像処理装置 101 と図 13 の画像処理装置 102 とに対して、図

10

20

30

40

50

１４の画像処理装置１１２と図１５の画像処理装置１３１とは、高フレームレート変換部１１と撮像ボケ抑制処理部１３とから構成され、撮像ボケ特性検出部１２はその構成要素に含んでいない。

【０２１９】

即ち、図１４と図１５に示されるように、撮像ボケ特性検出部１２は、他の画像処理装置１１１（以下、図面の記載にあわせて、画像信号生成装置１１１と称する）内に重畳部１２１とともに設けられている。この画像信号生成装置１１１に入力された動画画は、撮像ボケ特性検出部１２と重畳部１２１とに供給される。撮像ボケ特性検出部１２は、この動画画の中から、撮像ボケの特性を示すパラメータの値を検出し、重畳部１２１に供給する。重畳部１２１は、この動画画に対して、撮像ボケの特性を示すパラメータの値を重畳し、その結果得られる信号を出力する。

10

【０２２０】

従って、図１４の画像処理装置１１２と図１５の画像処理装置１３１には、撮像ボケの特性を示すパラメータの値が重畳された動画画（信号）が画像信号生成装置１１１から供給されてくる。

【０２２１】

そこで、例えば、図１４の画像処理装置１１２では、撮像ボケ抑制処理部１３が、撮像ボケの特性を示すパラメータの値と動画画とを分離して、分離された動画画を構成する各フレームのそれぞれについて、分離された撮像ボケの特性を示すパラメータの値に基づいて各画素値を補正する。

20

【０２２２】

次に、高フレームレート変換部１１が、撮像ボケ抑制処理部１３により補正された動画画に対して高フレームレート変換処理を施し、その結果得られる動画画、即ち、高フレームレートに変換され、かつ補正がなされた動画画を出力する。

【０２２３】

以上のことから、図１４の画像処理装置１１２の画像処理は、図３の画像処理のうちの、ステップＳ１、Ｓ４、Ｓ２、およびＳ５のそれぞれの処理がその順番で実行される処理となる。

【０２２４】

これに対して、例えば、図１５の画像処理装置１３１では、高フレームレート変換部１１が、撮像ボケの特性を示すパラメータの値と動画画とを分離して、分離された動画画に対して高フレームレート変換処理を施し、その結果得られる動画画、即ち、高フレームレートに変換された動画画を撮像ボケ抑制処理部１３に供給する。このとき、高フレームレート変換部１１により分離された撮像ボケの特性を示すパラメータの値も、撮像ボケ抑制処理部１３に供給される。

30

【０２２５】

次に、撮像ボケ抑制処理部１３が、高フレームレートに変換された動画画を構成する各フレームのそれぞれについて、撮像ボケの特性を示すパラメータの値に基づいて各画素値を補正し、その結果得られる動画画、即ち、補正がなされ、かつ高フレームレートに変換された動画画を出力する。

40

【０２２６】

ところで、上述した一連の処理（或いはそのうちの一部分の処理）は、ハードウェアにより実行させることもできるが、ソフトウェアにより実行させることもできる。

【０２２７】

この場合、図１の画像処理装置１全体若しくはその一部分（例えば、撮像ボケ抑制処理部１３等）、図１２の画像処理装置１０１全体若しくはその一部分、図１３の画像処理装置１０２全体若しくはその一部分、図１４の画像処理装置１１２全体若しくはその一部分、および、図１５の画像処理装置１３１全体若しくはその一部分は、例えば、図１６に示されるようなコンピュータで構成することができる。

【０２２８】

50

図 1 6 において、CPU (Central Processing Unit) 2 0 1 は、ROM (Read Only Memory) 2 0 2 に記録されているプログラム、または記憶部 2 0 8 から RAM (Random Access Memory) 2 0 3 にロードされたプログラムに従って各種の処理を実行する。RAM 2 0 3 にはまた、CPU 2 0 1 が各種の処理を実行する上において必要なデータなども適宜記憶される。

【 0 2 2 9 】

CPU 2 0 1、ROM 2 0 2、および RAM 2 0 3 は、バス 2 0 4 を介して相互に接続されている。このバス 2 0 4 にはまた、入出力インタフェース 2 0 5 も接続されている。

【 0 2 3 0 】

入出力インタフェース 2 0 5 には、キーボード、マウスなどよりなる入力部 2 0 6、ディスプレイなどよりなる出力部 2 0 7、ハードディスクなどより構成される記憶部 2 0 8、および、モデム、ターミナルアダプタなどより構成される通信部 2 0 9 が接続されている。通信部 2 0 9 は、インターネットを含むネットワークを介して他の画像処理装置との通信処理を行う。

【 0 2 3 1 】

入出力インタフェース 2 0 5 にはまた、必要に応じてドライブ 2 1 0 が接続され、磁気ディスク、光ディスク、光磁気ディスク、或いは半導体メモリなどよりなるリムーバブル記録媒体 2 1 1 が適宜装着され、それらから読み出されたコンピュータプログラムが、必要に応じて記憶部 2 0 8 にインストールされる。

【 0 2 3 2 】

一連の処理をソフトウェアにより実行させる場合には、そのソフトウェアを構成するプログラムが、専用のハードウェアに組み込まれているコンピュータ、または、各種のプログラムをインストールすることで、各種の機能を実行することが可能な、例えば汎用のパーソナルコンピュータなどに、ネットワークや記録媒体からインストールされる。

【 0 2 3 3 】

このようなプログラムを含む記録媒体は、図 1 6 に示されるように、装置本体とは別に、ユーザにプログラムを提供するために配布される、プログラムが記録されている磁気ディスク (フロッピディスクを含む)、光ディスク (CD-ROM (Compact Disk-Read Only Memory)、DVD (Digital Versatile Disk) を含む)、光磁気ディスク (MD (Mini-Disk) を含む)、もしくは半導体メモリなどよりなるリムーバブル記録媒体 (パッケージメディア) 2 1 1 により構成されるだけでなく、装置本体に予め組み込まれた状態でユーザに提供される、プログラムが記録されている ROM 2 0 2 や、記憶部 2 0 8 に含まれるハードディスクなどで構成される。

【 0 2 3 4 】

なお、本明細書において、記録媒体に記録されるプログラムを記述するステップは、その順序に沿って時系列的に行われる処理はもちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理をも含むものである。

【 0 2 3 5 】

また、上述したように、本明細書において、システムとは、複数の処理装置や処理部により構成される装置全体を表すものである。

【 0 2 3 6 】

さらにまた、上述の各種実施の形態で実行される高フレームレート変換処理において、入力映像信号の第 1 のフレームレート (フレーム周波数) と、出力映像信号の第 2 のフレームレート (フレーム周波数) との組み合わせは、特に限定されず任意の組み合わせで良い。具体的には例えば、入力映像信号の第 1 のフレームレートとして 6 0 (または 3 0) [Hz] を採用し、かつ、出力映像信号の第 2 のフレームレートとして 1 2 0 [Hz] を採用することができる。例えば、入力映像信号の第 1 のフレームレートとして 6 0 (または 3 0) [Hz] を採用し、かつ、出力映像信号の第 2 のフレームレートとして 2 4 0 [Hz] を採用することができる。例えば、入力映像信号の第 1 のフレームレートとして、PAL (Phase Alternation by Line) 方式に対応する 5 0 [Hz] を採用し、かつ、出力映像信号の第 2 のフレームレートとして 1 0 0 [Hz] や 2 0 0 [Hz] を採用するこ

10

20

30

40

50

とができる。例えば、入力映像信号の第1のフレームレートとして、テレビネに対応する48〔Hz〕を採用し、かつ、出力映像信号の第2のフレームレートとしてそれ以上の所定の周波数を採用することができる。

【0237】

なお、このような既存のテレビジョン方式等に由来する入力映像信号に対して、上述の各種実施の形態における高フレームレート変換処理を施すことで、既存のコンテンツを高品位に表示することが可能になる。

【図面の簡単な説明】

【0238】

【図1】本発明が適用される画像処理装置の機能的構成の一例を示すブロック図である。

10

【図2】人間の網膜上で形成される像のボケの周波数特性を示す図である。

【図3】図1の画像処理装置が実行する画像処理を説明するフローチャートである。

【図4】移動ベクトル（移動速度）に応じた撮像ボケの周波数特性を示す図である。

【図5】図1の画像処理装置のうちの撮像ボケ抑制処理部の機能的構成の一例を示すブロック図である。

【図6】図1の画像処理装置のうちの撮像ボケ抑制処理部の機能的構成の図5とは異なる例を示すブロック図である。

【図7】図1の画像処理装置のうちの撮像ボケ抑制処理部の機能的構成の図5と図6とは異なる例を示すブロック図である。

【図8】図7の撮像ボケ抑制処理部の各部の出力信号の例を示すタイミングチャートである。

20

【図9】図1の画像処理装置のうちの撮像ボケ抑制処理部の機能的構成の図5、図6、および図7とは異なる例を示すブロック図である。

【図10】図9の撮像ボケ抑制処理部の各部の出力信号の例を示すタイミングチャートである。

【図11】カメラのシャッタ速度と、撮像ボケの特性とを説明する図である。

【図12】本発明が適用される画像処理装置の機能的構成の図1とは異なる例を示すブロック図である。

【図13】本発明が適用される画像処理装置の機能的構成の図1と図12とは異なる例を示すブロック図である。

30

【図14】本発明が適用される画像処理装置の機能的構成の図1、図12、および図13とは異なる例を示すブロック図である。

【図15】本発明が適用される画像処理装置の機能的構成の図1、図12、図13、および図14とは異なる例を示すブロック図である。

【図16】本発明が適用される画像処理装置の全部または一部分のハードウェア構成の一例を示すブロック図である。

【符号の説明】

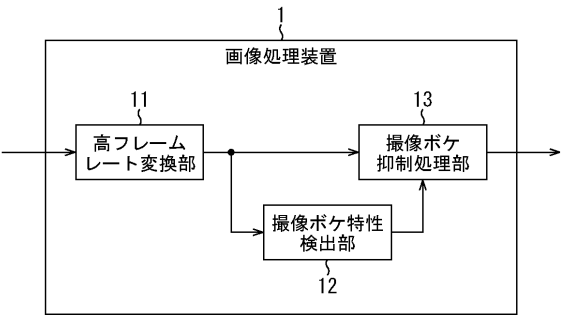
【0239】

1 画像処理装置, 11 高フレームレート変換部, 12 撮像ボケ特性検出部, 13 撮像ボケ抑制処理部, 21 移動平均フィルタ（ローパスフィルタ）特性変換部, 22 逆移動平均フィルタ（ハイパスフィルタ）生成部, 23 逆移動平均フィルタ部（ハイパスフィルタ部）, 31 移動平均フィルタ（ローパスフィルタ）特性変換部, 32 移動平均フィルタ部（ローパスフィルタ部）, 33 加算部, 34 加算部, 51 入力部, 52 可変DL部, 53 可変DL部, 54-1, 54-2 補正部, 55 遅延時間変更部, 56 出力部, 101, 102, 112, 131 画像処理装置, 201 CPU, 202 ROM, 203 RAM, 208 記憶部, 211 リムーバブル記録媒体

40

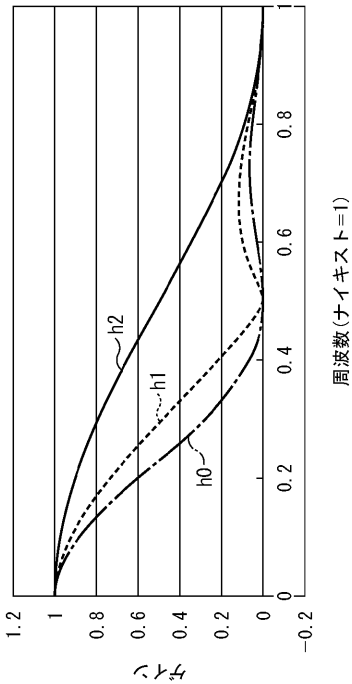
【図 1】

図1



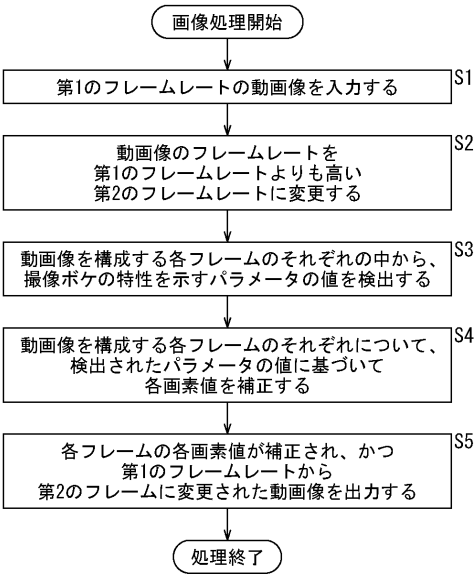
【図 2】

図2



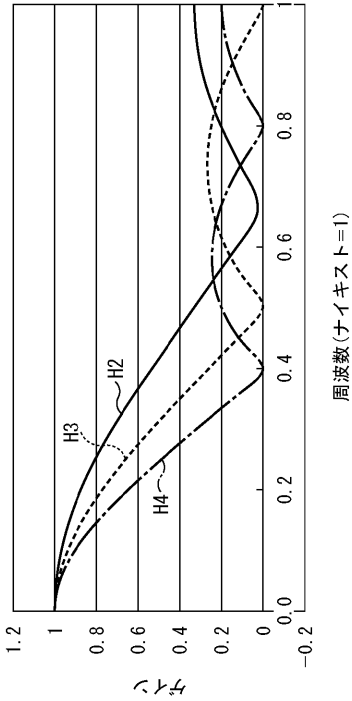
【図 3】

図3



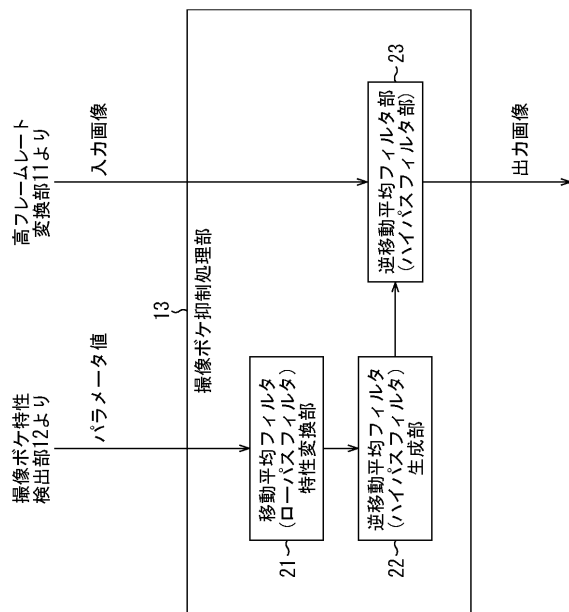
【図 4】

図4



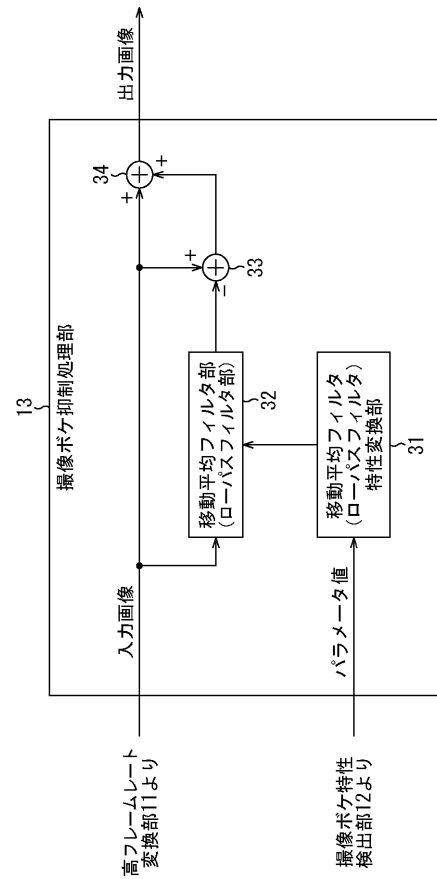
【図 5】

図5



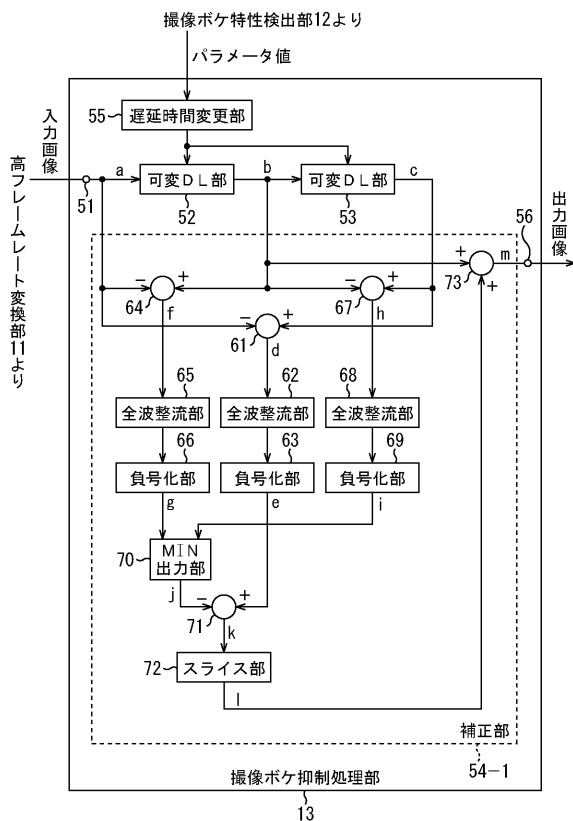
【図 6】

図6



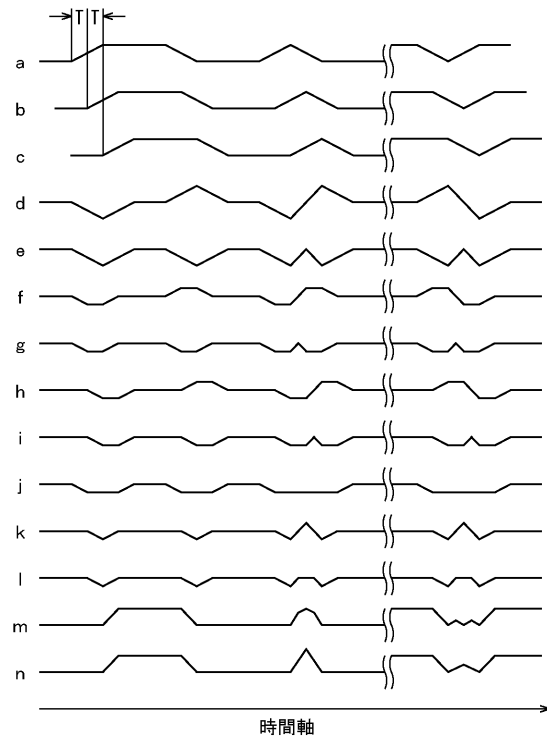
【図 7】

図7

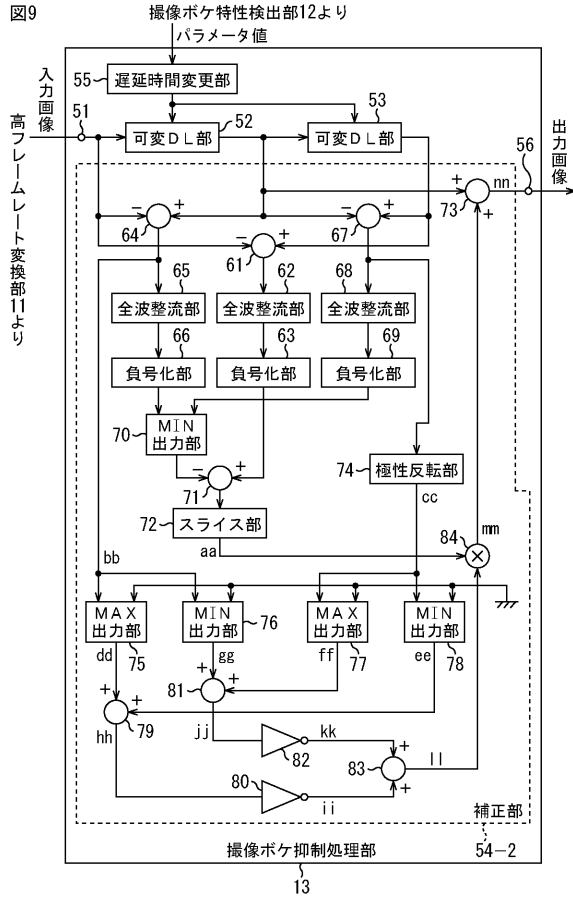


【図 8】

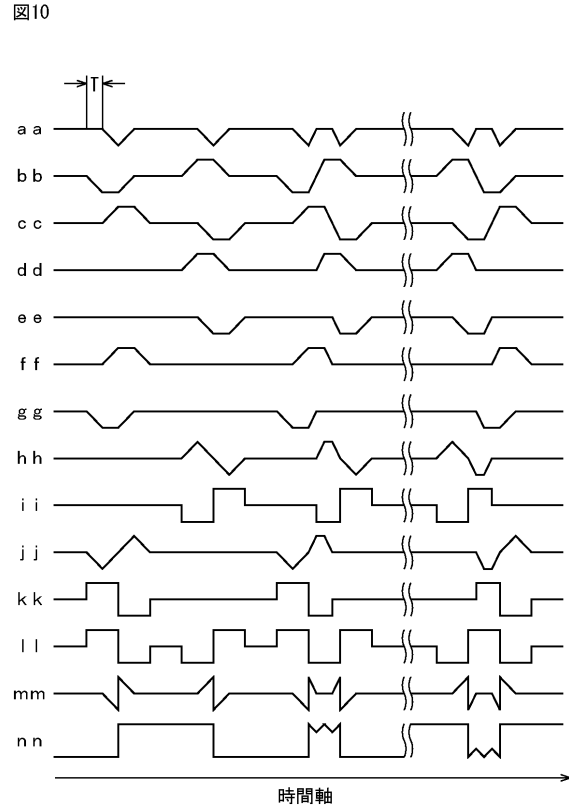
図8



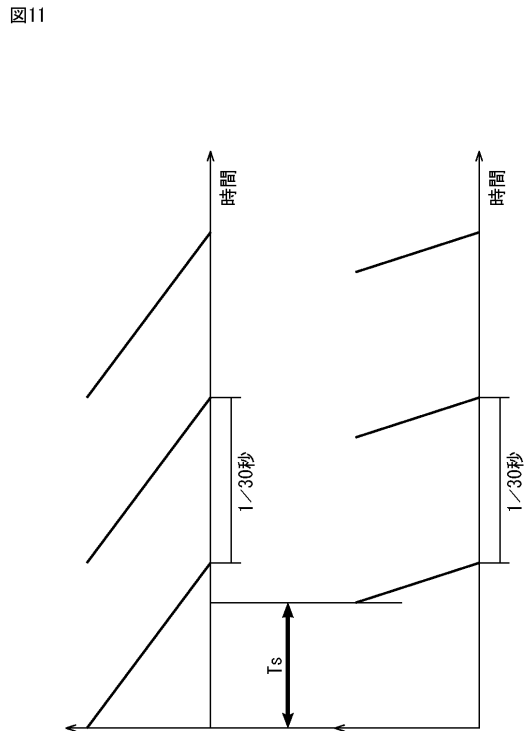
【図 9】



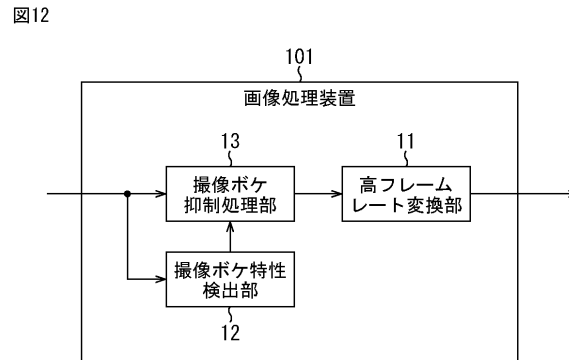
【図 10】



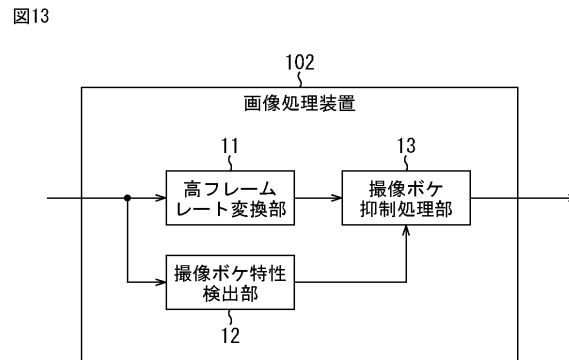
【図 11】



【図 12】

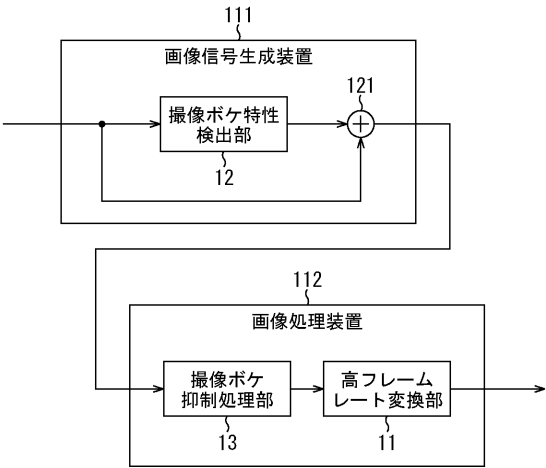


【図 13】



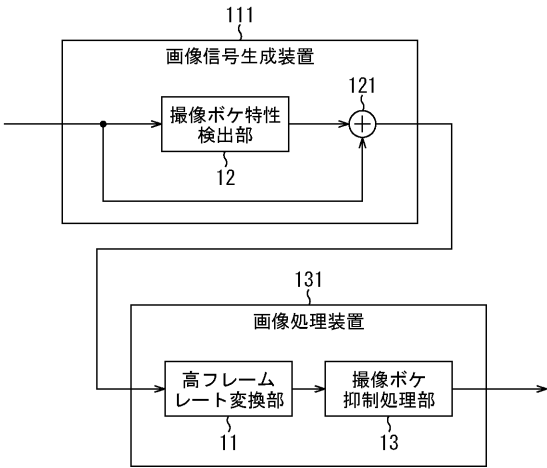
【図 1 4】

図14



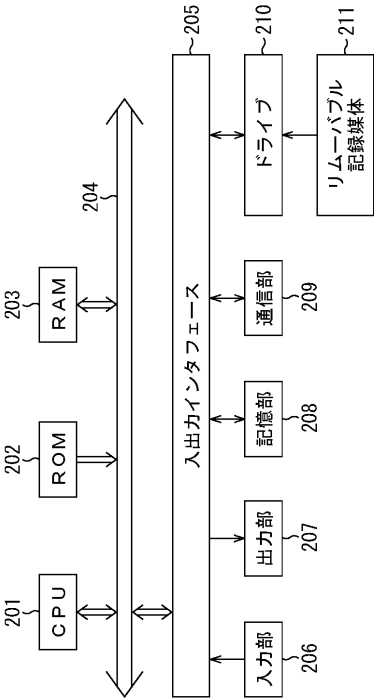
【図 1 5】

図15



【図 1 6】

図16



フロントページの続き

合議体

審判長 奥村 元宏

審判官 千葉 輝久

審判官 渡邊 聡

- (56)参考文献 特開昭61-118082(JP,A)
特開平6-276413(JP,A)
特開2001-197355(JP,A)
特開平1-215185(JP,A)
特開2001-296841(JP,A)
特開2001-42831(JP,A)
特許第3295437(JP,B2)

- (58)調査した分野(Int.Cl., DB名)

H04N7/00-7/015

H04N5/225