(19) **日本国特許庁(JP)**

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2009-99589 (P2009-99589A)

(43) 公開日 平成21年5月7日(2009.5.7)

(51) Int.Cl. F I テーマコード (参考) **HO1L 25/065 (2006.01)** HO1L 25/08 B

 HO1L 25/065
 (2006.01)
 HO1L 25/08
 B

 HO1L 25/07
 (2006.01)
 HO1L 27/00
 3O1C

HO1L 25/18 (2006.01) HO1L 27/00 (2006.01)

審査請求 未請求 請求項の数 9 OL (全 17 頁)

(21) 出願番号 特願2007-266716 (P2007-266716) (71) 出願人 500174247

(22) 出願日 平成19年10月12日 (2007.10.12) エルピーダメモリ株式会社 東京都中央区八重洲2-2-1

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区丸の内一丁目6番6号

(74)代理人 100083552

弁理士 秋田 収喜

(74) 代理人 100103746

弁理士 近野 恵一

(72) 発明者 天明 浩之

神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所生産技術研究所内

最終頁に続く

(54) 【発明の名称】ウエハまたは回路基板およびその接続構造体

(57)【要約】

【課題】ウエハや回路基板同士を接着剤を介して接続する3次元実装において、ウエハや回路基板の層間を一定の間隔に保つことが出来る技術を提供する。

【解決手段】3次元実装を行うためのウエハ(回路基板でもよい)は、ウエハ61、62が接続された時にウエハ同士を電気的に接続する低融点金属15の内部に設けられる突起20であって、低融点金属15の溶融時に変形せずウエハ61、62間の高さを規定するための突起20を有する。少なくとも一方に前記の突起を有するウエハを用いてウエハの接続構造体を作成する。作成されたウエハの接続構造体は、ウエハ同士の電気的接続が低融点金属15でなされると共に、低融点金属15の溶融時に変形せずウエハ61、62間の高さを規定するための突起が低融点金属15の内部に設けられている。

【選択図】図12

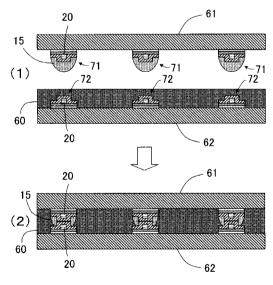


図12 ウエハの接続構造体(ア)の製造方法

【特許請求の範囲】

【請求項1】

半導体素子と電気的に接続された400 以下で溶融する低融点金属が少なくとも一方に形成されたウエハまたは回路基板同士を接着剤を介して接続することで3次元実装を行うためのウエハまたは回路基板において、

前記ウエハまたは回路基板同士が接続された時に前記ウエハまたは回路基板同士を電気的に接続する前記低融点金属の内部に設けられる突起であって、前記低融点金属の溶融時に変形せず前記ウエハまたは回路基板間の高さを規定するための突起を有することを特徴とするウエハまたは回路基板。

【請求項2】

10 -

前記高さを規定するための突起の材質が、金、銀、銅、ニッケルであることを特徴とする請求項 1 に記載のウエハまたは回路基板。

【請求項3】

前記高さを規定するための突起を覆うように前記低融点金属のバリアとなる金属が形成されていることを特徴とする請求項1に記載のウエハまたは回路基板。

【請求項4】

前記高さを規定するための突起を覆うように前記低融点金属のバリアとなる金属が形成され、前記バリアとなる金属を覆うように前記低融点金属が形成されていることを特徴とする請求項1に記載のウエハまたは回路基板。

【請求項5】

20

半導体素子と電気的に接続された400 以下で溶融する低融点金属が少なくとも一方に形成されたウエハまたは回路基板同士を接着剤を介して接続することで3次元実装されたウエハまたは回路基板の接続構造体において、

前記ウエハまたは回路基板同士の電気的接続が前記低融点金属でなされると共に、前記低融点金属の溶融時に変形せず前記ウエハまたは回路基板間の高さを規定するための突起が前記低融点金属の内部に設けられていることを特徴とするウエハまたは回路基板の接続構造体。

【請求項6】

前記高さを規定するための突起の材質が、金、銀、銅、ニッケルであることを特徴とする請求項5に記載のウエハまたは回路基板の接続構造体。

【請求項7】

前記高さを規定するための突起を覆うように前記低融点金属のバリアとなる金属が形成されていることを特徴とする請求項5に記載のウエハまたは回路基板の接続構造体。

【請求項8】

接続されるウエハまたは回路基板の両方に前記高さを規定するための突起が設けられていることを特徴とする請求項5に記載のウエハまたは回路基板の接続構造体。

【請求項9】

接続されるウエハまたは回路基板の一方のみに前記高さを規定するための突起が設けられていることを特徴とする請求項5に記載のウエハまたは回路基板の接続構造体。

【発明の詳細な説明】

40

50

30

【技術分野】

[0001]

本発明は、ウエハまたは回路基板同士を接着剤を介して接続することで3次元実装を行うためのウエハまたは回路基板およびその接続構造体に関する。

【背景技術】

[0002]

電子機器の薄形、小形化は、それに搭載される部品の小形化によって成されてきた。従来、小型化に対し、LSIの微細加工技術によるところが大きかった。しかし、LSIの加工に更なる微細加工技術を導入することは、膨大な設備投資が必要であり、製品の低コスト化に対するニーズを満たすことが出来ない。この技術課題を解決するため、ウエハ(

シリコンや化合物半導体)の面に対して垂直方向へ貫通電極を形成し、そのウエハの表裏面に電極を形成し、その電極同士を接続し、ウエハを積層し、従来は平面方向(2次元実装)へ展開していた実装を3次元方向へ展開する開発が進められている(3次元実装)。

[00003]

特許文献1には、積層方法として、バンプを形成した後、接着剤を塗布し、貼り合わせる工程が提案されている。金属表面に接着剤を塗布し、接着剤を押しのけることで金属間接続を行う方法が開示されている。この文献は、錫めっき端子の上に接着剤を塗布し、加圧しながら接着することで、接着材が接合金属部を押し退けることにより導通を得るものである。しかし、加圧時に、大きな加重を必要とし、本発明で対象としているような微小バンプへは不向きである。

[0004]

特許文献2には、半田突起と配線基板上の接続電極とをフラックスを用いずに接続する方法として、第1の突起と第2の突起から成る構造体が示されている。この文献では、第1の突起と第2の突起とからなる2段構造の半田突起を、第1の突起の溶融温度が第2の突起の溶融温度より高く、かつ第1の突起の表面積が第2の突起の表面積の2倍以上として形成して、配線基板上の接続用電極と突起を対向させ、電子部品に加圧力を加えながら、第1の突起の溶融温度以下かつ第2の突起の溶融温度以上の温度に加熱する。半田付け温度では第2の突起のみ溶融していることから、僅かな加圧力で、第2の突起は第1の突起と配線基板上の接続電極に挟まれる形で押し広げられ、第2の突起の半田表面酸化膜が破れて内部から真性層が露出して良好な接合が得られる旨記載されている。

[00005]

特許文献3には、第1のLSIチップ16の第1の突起電極15は、錫(Sn)が96.5[%]、銀(Ag)が3.5[%]のSn-3.5Agはんだバンプであり、第2の突起電極19はニッケル(Ni)バンプであるため、第1のLSIチップ16のバンプ15に対して、小径かつ硬度が高い第2のLSIチップ20のバンプ19が食い込んで、第1のLSIチップ16のバンプ15表面に形成された酸化膜を第2のLSIチップ20のバンプ19が突き破って接合されることにより、より強固な接合構造を実現し、高温下での経時的安定性に優れた半導体実装体を実現できる、また融点を低く抑えられるため、各バンプ接合における加工温度を低く設定できるという利点がある旨記載されている。しかし、この突起の役割は、上記のとおりであり、スペーサの役割を果たすものではない。

[0006]

特許文献4には、生産性に優れ、製品の一段の薄型化・小型化・高機能化が可能な半導体パッケージの構造と半導体パッケージの製造方法として、突起形状のバンプを用いる方法が示されている。しかし、この突起の目的は、樹脂層を突き破ることにあり、スペーサとしての役割を担っているものではない。また、この突起に低融点金属が形成されるものではない。また、この文献には上記の突起とは別に、接合粒子について次のことが開示されている。回路導体の表面上の所定位置に接合粒子を接地し接合する。この接合方法は、超音波溶着、溶接、はんだ付け、導電性樹脂塗布等である。その後、接合粒子を設置した面側と導体金属付樹脂層とを対面させて配置する。導体金属付樹脂層を加熱加圧機を用いて、所定の温度で加熱して軟化させた後、加圧することにより、接合粒子が軟化した樹脂層に埋設され、加圧がさらに進んで接合粒子と別の導体層となる導体金属とが接して接合される。

[0007]

【特許文献1】特開平11-204939号公報

【特許文献 2 】特開平 1 0 - 3 0 8 4 1 5 号公報

【特許文献3】特開2002-198485号公報

【特許文献4】特開2006-59957号公報

【発明の開示】

【発明が解決しようとする課題】

[0 0 0 8]

20

10

30

40

従来は平面方向(2次元実装)へ展開していた実装を3次元方向へ展開(3次元実装)した場合、従来提案されている(1)接続用電極の形成、(2)積層・接続、(3)層間に接着剤を充填、をこの順番に行う方法では層間に接着剤を充填することが困難である。特に、3次元実装の理想型とされるウエハ同士を接合した場合、8インチ以上のウエハの層間に均一的に流し込むことは困難が生じる。

[0009]

一方、金属表面に接着剤を塗布し、接着剤を押し退けることで金属間接続を行う方法、すなわち(1)接続用電極の形成、(2)接着剤を塗布、(3)積層・接続をこの順番で行う方法では加熱、加圧条件を制御することは困難である。つまり、ウエハ層間に接着剤を予め塗布し、加圧・加熱接合すると、接合部分の変形が観られ、場合によっては、接合に用いている低融点材料が隣接した接合部分とブリッジすることがある。

[0010]

本発明の目的は、ウエハや回路基板同士を接着剤を介して接続する3次元実装においてウエハや回路基板の層間を一定の間隔に保つことが出来る技術を提供することにある。

【課題を解決するための手段】

[0 0 1 1]

本発明は、ウエハまたは回路基板同士を接着剤を介して接続することで3次元実装を行うためのウエハまたは回路基板において、ウエハまたは回路基板同士が接続された時にウエハまたは回路基板同士を電気的に接続する低融点金属の内部に設けられる突起であって、低融点金属の溶融時に変形せずウエハまたは回路基板間の高さを規定するための突起を有するウエハまたは回路基板である。

[0012]

また、本発明は、ウエハまたは回路基板同士を接着剤を介して接続することで3次元実装されたウエハまたは回路基板の接続構造体において、ウエハまたは回路基板同士の電気的接続が低融点金属でなされると共に、低融点金属の溶融時に変形せずウエハまたは回路基板間の高さを規定するための突起が低融点金属の内部に設けられていることを特徴とするウエハまたは回路基板の接続構造体である。

【発明の効果】

[0013]

本発明によれば、低融点金属の溶融時に変形せずウエハまたは回路基板間の高さを規定するための突起が低融点金属の内部に設けられるので、その突起がスペーサの役割を果たし、ウエハまたは回路基板の層間を一定の間隔に保つことが出来るという効果を奏する。

【発明を実施するための最良の形態】

[0014]

以下、本発明の一実施例について図を併用しつつ説明する。なお、全ての図において、同一符号は同一部位を示しているため、重複する説明を省いている場合があり、また説明を容易にするため各部の寸法比を実際とは変えてある。

[0015]

ここでは、本発明の有効な適用先である、3次元実装を例に取り、発明を実施するための最良の形態を説明する。以下、ウエハの3次元実装の実施例について説明するが、ウエハの代わりに電子回路基板を用いても同様である。

[0016]

図1~図4に、3次元実装工程の概略を示す。

[0017]

[図1(1)]

シリコンまたは化合物半導体からなるウエハ1に、ドライエッチングプロセスを用いて孔を形成し、その側壁を絶縁し(本工程については、図示せず)、ポリシリコンまたは金属を用いて導体2を充填する。ここでの寸法は、半導体の前工程プロセス、および製造しようとする半導体素子により異なるが、DRAM(Dynamic Random Access Memory)を想定した場合、導体2は、直径が3~50ミクロン、深さが20~100ミクロン、ピッチ

10

20

30

40

が 2 0 ~ 1 0 0 ミクロン程度である。導体 2 上にアルミを用いて封止することが好ましい (図示せず)。

[0018]

[図1(2)]

導体2を埋め込んだウエハ1表面の導体2端子部以外の表面に絶縁膜4を形成する。その上に、半導体前工程を用いて、配線層3を形成する。導体2の端子は半導体素子に繋がる配線41に接続されている。配線層3表面にも絶縁膜4を形成する。

[0019]

「図2(3)1

接合金属51を形成する。本工程については、図5および図7に詳細を記す。接合金属51は、半導体素子に繋がる配線41から半導体工程で形成されたパッド42と接続されている。半導体工程で形成されたパッド42周辺部は、拡大図その1または、拡大図その2に示すように、絶縁膜4が形成されている。

[0020]

「図3(4)]

接合金属51の上(図では、インタポーザ8に搭載した状態を示し、上下が逆になっている)に、接着剤6を塗布する。インタポーザ8上には接合金属52が形成されている。ここでは、インタポーザ8上に形成しているが、別の素子が形成されたウエハ上でも同様な工程となる。また、ここでの工程は、インタポーザ8上から形成しているが、別ウエハ上(つまり、インタポーザなしで、素子が形成されたウエハのみで構成する)から形成開始することも可能である。

[0021]

位置合わせを行った後、接触・加熱接合し、接合金属51の融点以上で加熱する。この時、接合金属51および接合金属52上の接着剤6は押し退けられ、接合金属51と接合金属52が接続する。また、この時、熱硬化型接着剤を用いた場合、接着剤も同時に硬化する事ができる。

[0022]

[図3(5)]

半導体素子が形成されたウエハ1の配線層3の反対面を研磨し、導体2の端子を露出させる。その後、図1(3)と同様な工程で接合金属52′を形成する。

[0023]

[図3(6)]

もう一つのウエハ1'を図1(1)~図2(3)の工程で作成し、ウエハ1'の接合金属51'の上(図では上下が逆になっている)に、接着剤6'を塗布する。位置合わせを行った後、接触・加熱接合し、接合金属51'の融点以上で加熱する。この時、接合金属51'および接合金属52'上の接着剤6'は押し退けられ、接合金属51'と接合金属52'が接続する。また、この時、熱硬化型接着剤を用いた場合、接着剤も同時に硬化する事ができる。

[0 0 2 4]

[図4(7)]

配線層3′が形成されたウエハ1′の配線層3′の反対面を研磨し、導体の端子を露出させる。その後、図1(3)と同様な工程で接合金属52″を形成する。

[0025]

以上の工程を繰り返し、任意の枚数のウエハを積層したウエハの接続構造体を製造する

[0026]

「図4(8)]

本実施例による積層された半導体装置の全体図を示す。インタポーザ8上に、積層した 半導体素子9を搭載し、これらをコントロールするチップ10が搭載されている。ここで は、コントロールチップ10の位置は、積層した半導体素子9上に搭載しているが、イン 10

20

. .

30

40

タポーザ8上やインタポーザ8下に搭載する方法など、その場所は何れの場所でも良い。そして、インタポーザ8下に外部回路との接続に用いられる接続用バンプ11が形成されている。

[0027]

図5および図7に、本発明の実施例の接合用金属端子の形成方法を図示する。また、図5および図7で形成された本実施例の接合用金属端子と接続する接合用金属端子の製造方法を図6および図8に示す。

[0028]

図 5 に、本発明の実施例 1 の接合用金属端子(1)の形成方法を示す。本実施例の接合用金属端子には、スペーサとしての役割を果たす突起が形成される。

[0029]

「図5(1)]

ウエハ1上にチタン13(50ナノメートル)/銅14(0.5マイクロメートル)の多層膜からなる電気めっき用の給電膜12を形成した。ここでのチタンの機能は、その上下に位置する銅と基板(図では、ウエハ1となっているが、実際の半導体素子では、ウエハの表面に形成されたSiO2、SiN、ポリイミドである)との接着を確保することにあり、その膜厚はそれらの接着を維持する最低限でかまわない。所要膜厚は、スパッタエッチングおよびスパッタの条件、チタンの膜質などによっても変動する。なお、本実施例で使用したチタン膜に代えてクロム膜でも代替できる。

[0030]

20

10

一方、銅の膜厚は、後の工程で行う電気めっきを行ったときに、膜厚分布が生じない最小限度の膜厚が好ましく、めっき前処理として行う酸洗などでの膜減り量も考慮に入れたうえで膜厚分布を誘発しない膜厚を決定する。銅の膜厚を必要以上に厚くした場合、例えば1マイクロメートルを越える銅厚の場合には、スパッタ時間が長くなって生産効率が低下するという問題に加えて、後の工程で実施する給電膜12のエッチング除去の際に長時間エッチングが避けられず、その結果としてニッケル下の銅14のサイドエッチングが大きくなる。

[0031]

[図5(2)]

レジスト7を用いて、接合用金属端子に形成する突起のパターンを形成した。

30

[0032]

[図5(3)]

電気めっきを用いて、突起20を形成した。電気めっきの材料として、金、銀、銅、ニッケルなどを用いることが可能であるが、次の工程でその表面にめっきを形成することが容易である銅を用いた。

[0033]

[図5(4)]

図 5 (2) で形成したレジストを一旦剥離し、再度レジストを塗布し、パターニングし、接合用金属端子のパターンを形成した。ここで用いる剥離液は、レジストが溶解し、かつ、形成した部材が著しく溶解することがなければ制約はない。

40

[0034]

[図5(5)]

電気ニッケルめっきを用いて、図5(4)で形成したパターンにニッケル21を析出させた。ここでは、純ニッケルを用いたが、ニッケルの中に、低融点材料との濡れ性を良好にするため、銀や銅を微量混合させためっきを用いても良い。また、接合用金属端子材料として、銅を用いることも可能であるが、信頼性を確保するためには、ニッケルを用いることが望ましい。

[0035]

[図5(6)]

図5(4)で形成したレジストを剥離した。ここで用いる剥離液は、レジストが溶解し

、かつ、形成した部材が著しく溶解することがなければ制約はない。続いて、図5(1)で形成した給電膜12をエッチングを用いて除去した。銅14のエッチングには、塩化鉄、アルカリ系エッチング液等の種類があるが、本実施例ではアンモニアを含有するアルカリ系エッチング液を用いた。ここでのエッチングでは、10秒以上のエッチング時間がないと制御が困難となって実用的観点では不利であるが、余りに長い時間エッチングを行うと、例えば5分を越えてエッチングするような場合には、サイドエッチングが大きくなり、タクトが長くなるという問題も生じる。そのため、エッチング液およびエッチング条件は、適宜実験により求めるのがよい。引き続いて実施する給電膜のチタン13部分のエッチングには、過酸化水素を主成分とするエッチング液を用いた。何れのエッチングにおいても形成した部材が著しく溶解することがなければ制約はない。また、給電膜12にクロムを用いた場合は、過マンガン酸カリウムとメタケイ酸ナトリウムの混合液を用いた。

[0036]

図 6 に、本発明の実施例の接合用金属端子と接続する接合用金属端子(2)の形成方法を示す。

[0037]

[図6(1)]

ウエハ1上にチタン13(50ナノメートル)/銅14(0.5マイクロメートル)の多層膜からなる電気めっき用の給電膜12を形成した。ここでのチタンの機能は、その上下に位置する銅と基板(図では、ウエハ1となっているが、実際の半導体素子では、ウエハの表面に形成されたSiO2、SiN、ポリイミドである)との接着を確保することにあり、その膜厚はそれらの接着を維持する最低限でかまわない。所要膜厚は、スパッタエッチングおよびスパッタの条件、チタンの膜質などによっても変動する。なお、本実施例で使用したチタン膜に代えてクロム膜でも代替できる。

[0038]

一方、銅の膜厚は、後の工程で行う電気めっきを行ったときに、膜厚分布が生じない最小限度の膜厚が好ましく、めっき前処理として行う酸洗などでの膜減り量も考慮に入れたうえで膜厚分布を誘発しない膜厚を決定する。銅の膜厚を必要以上に厚くした場合、例えば1マイクロメートルを越える銅厚の場合には、スパッタ時間が長くなって生産効率が低下するという問題に加えて、後の工程で実施する給電膜12のエッチング除去の際に長時間エッチングが避けられず、その結果としてニッケル下の銅14のサイドエッチングが大きくなる。

[0039]

[図6(2)]

レジスト7を用いて、接合金属のパターンを形成し、電気めっきを用いて接合金属を形成した。ここでは、銅を用いることも可能であるが、信頼性を確保するためには、ニッケル21を用いることが望ましい。また、ニッケルの中に、接合用低融点材料との濡れ性を良好にするため、銀や銅を微量混合させためっきを用いても良い。

[0040]

[図6(3)]

図6(2)で形成したレジストを剥離した。ここで用いる剥離液は、レジストが溶解し、かつ、形成した部材が著しく溶解することがなければ制約はない。続いて、図6(1)で形成した給電膜12をエッチングを用いて除去した。銅14のエッチングには、塩化鉄、アルカリ系エッチング液等の種類があるが、本実施例ではアンモニアを含有するアルカリ系エッチング液を用いた。ここでのエッチングでは、10秒以上のエッチング時間がないと制御が困難となって実用的観点では不利であるが、余りに長い時間エッチングを行うと、例えば5分を越えてエッチングするような場合には、サイドエッチングが大きくなり、タクトが長くなるという問題も生じる。そのため、エッチング液およびエッチング条件は、適宜実験により求めるのがよい。引き続いて実施する給電膜のチタン13部分のエッチングには、過酸化水素を主成分とするエッチング液を用いた。何れのエッチングにおいても形成した部材が著しく溶解することがなければ制約はない。また、給電膜12にクロ

10

20

30

40

ムを用いた場合は、過マンガン酸カリウムとメタケイ酸ナトリウムの混合液を用いた。

[0041]

図7に、本発明の実施例2の接合用金属端子(3)の形成方法を示す。本実施例では、スペーサとしての役割を果たす突起と、ウエハ同士を電気的に接続するための低融点金属 (実施例では錫)が形成される。

[0042]

[図7(1)]

ウエハ1上にチタン13(50ナノメートル)/銅14(0.5マイクロメートル)の多層膜からなる電気めっき用の給電膜12を形成した。ここでのチタンの機能は、その上下に位置する銅と基板(図では、ウエハ1となっているが、実際の半導体素子では、ウエハの表面に形成されたSiO2、SiN、ポリイミドである)との接着を確保することにあり、その膜厚はそれらの接着を維持する最低限でかまわない。所要膜厚は、スパッタエッチングおよびスパッタの条件、チタンの膜質などによっても変動する。なお、本実施例で使用したチタン膜に代えてクロム膜でも代替できる。

[0043]

一方、銅の膜厚は、後の工程で行う電気めっきを行ったときに、膜厚分布が生じない最小限度の膜厚が好ましく、めっき前処理として行う酸洗などでの膜減り量も考慮に入れたうえで膜厚分布を誘発しない膜厚を決定する。銅の膜厚を必要以上に厚くした場合、例えば1マイクロメートルを越える銅厚の場合には、スパッタ時間が長くなって生産効率が低下するという問題に加えて、後の工程で実施する給電膜12のエッチング除去の際に長時間エッチングが避けられず、その結果としてニッケル下の銅14のサイドエッチングが大きくなる。

[0044]

[図7(2)]

レジスト7を用いて、接合用金属端子に形成する突起のパターンを形成した。

[0 0 4 5]

「図7(3)1

電気めっきを用いて、突起 2 0 を形成した。電気めっきの材料として、金、銀、銅、ニッケルなどを用いることが可能であるが、次の工程でその表面にめっきを形成することが容易である銅を用いた。

[0046]

[図7(4)]

図7(2)で形成したレジストを一旦剥離し、再度レジストを塗布し、パターニングし、接合用金属端子のパターンを形成した。ここで用いる剥離液は、レジストが溶解し、かつ、形成した部材が著しく溶解することがなければ制約はない。

[0047]

[図7(5)]

電気ニッケルめっきを用いて、図7(4)で形成したパターンにニッケル21を析出させた。ここでは、純ニッケルを用いたが、ニッケルの中に、低融点材料との濡れ性を良好にするため、銀や銅を微量混合させためっきを用いても良い。また、接合用金属端子材料として、銅を用いることも可能であるが、信頼性を確保するためには、ニッケル21を用いることが望ましい。その上に、電気めっきを用いて錫15を形成した。ここでは、純錫を用いたが、錫銀めっき、錫銀銅めっきなど、錫を主体とした材料であれば、制約を設けるものではない。

[0048]

[図7(6)]

図7(4)で形成したレジストを剥離した。ここで用いる剥離液は、レジストが溶解し、かつ、形成した部材が著しく溶解することがなければ制約はない。続いて、図7(1)で形成した給電膜12をエッチングを用いて除去した。銅14のエッチングには、塩化鉄、アルカリ系エッチング液等の種類があるが、本実施例ではアンモニアを含有するアルカ

10

20

30

40

リ系エッチング液を用いた。ここでのエッチングでは、10秒以上のエッチング時間がないと制御が困難となって実用的観点では不利であるが、余りに長い時間エッチングを行うと、例えば5分を越えてエッチングするような場合には、サイドエッチングが大きくなり、タクトが長くなるという問題も生じる。そのため、エッチング液およびエッチング条件は、適宜実験により求めるのがよい。引き続いて実施する給電膜のチタン13部分のエッチングには、過酸化水素を主成分とするエッチング液を用いた。何れのエッチングにおいても形成した部材が著しく溶解することがなければ制約はない。また、給電膜12にクロムを用いた場合は、過マンガン酸カリウムとメタケイ酸ナトリウムの混合液を用いた。

[0049]

[図7(7)]

錫を融点以上に加熱・溶融させ球形にした。

[0050]

図 6 に、本発明の実施例の接合用金属端子と接続する接合用金属端子(4)の形成方法を示す。

[0051]

[図8(1)]

ウエハ1上にチタン13(50ナノメートル)/銅14(0.5マイクロメートル)の多層膜からなる電気めっき用の給電膜12を形成した。ここでのチタンの機能は、その上下に位置する銅と基板(図では、ウエハ1となっているが、実際の半導体導体素子では、SiO2、SiN、ポリイミドである)との接着を確保することにあり、その膜厚はそれらの接着を維持する最低限でかまわない。所要膜厚は、スパッタエッチングおよびスパッタの条件、チタンの膜質などによっても変動する。なお、本実施例で使用したチタン膜に代えてクロム膜でも代替できる。

[0052]

一方、銅の膜厚は、後の工程で行う電気めっきを行ったときに、膜厚分布が生じない最小限度の膜厚が好ましく、めっき前処理として行う酸洗などでの膜減り量も考慮に入れたうえで膜厚分布を誘発しない膜厚を決定する。銅の膜厚を必要以上に厚くした場合、例えば1マイクロメートルを越える銅厚の場合には、スパッタ時間が長くなって生産効率が低下するという問題に加えて、後の工程で実施する給電膜12のエッチング除去の際に長時間エッチングが避けられず、その結果としてニッケル下の銅14のサイドエッチングが大きくなる。

[0053]

[図8(2)]

レジスト7を用いて、接合金属のパターンを形成し、電気めっきを用いて接合金属を形成した。ここでは、純ニッケルを用いたが、ニッケルの中に、低融点材料との濡れ性を良好にするため、銀や銅を微量混合させためっきを用いても良い。また、接合用金属端子材料として、銅を用いることも可能であるが、信頼性を確保するためには、ニッケル21を用いることが望ましい。

[0054]

[図8(3)]

その上に、電気めっきを用いて錫15を形成した。ここでは、純錫を用いたが、錫銀めっき、錫銀銅めっきなど、錫を主体とした材料であれば、制約を設けるものではない。

[0055]

[図8(4)]

図8(2)で形成したレジストを剥離した。ここで用いる剥離液は、レジストが溶解し、かつ、形成した部材が著しく溶解することがなければ制約はない。続いて、図8(1)で形成した給電膜12をエッチングを用いて除去した。銅14のエッチングには、塩化鉄、アルカリ系エッチング液等の種類があるが、本実施例ではアンモニアを含有するアルカリ系エッチング液を用いた。ここでのエッチングでは、10秒以上のエッチング時間がないと制御が困難となって実用的観点では不利であるが、余りに長い時間エッチングを行う

10

20

30

40

と、例えば5分を越えてエッチングするような場合には、サイドエッチングが大きくなり、タクトが長くなるという問題も生じる。そのため、エッチング液およびエッチング条件は、適宜実験により求めるのがよい。引き続いて実施する給電膜のチタン13部分のエッチングには、過酸化水素を主成分とするエッチング液を用いた。何れのエッチングにおいても形成した部材が著しく溶解することがなければ制約はない。また、給電膜12にクロムを用いた場合は、過マンガン酸カリウムとメタケイ酸ナトリウムの混合液を用いた。

[0056]

[図8(5)]

錫を融点以上に加熱・溶融させ球形にした。

[0057]

図5~図8で形成した接合用金属端子の形状を図9に示す。接合用金属端子(1)が本発明の実施例1の接合用金属端子であり、接合用金属端子(3)が本発明の実施例2の接合用金属端子である。接合用金属端子(2)(4)は、接合用金属端子(1)(3)と接合する接合用金属端子である。

[0058]

図9において、1はウエハである。13はチタンであり、14は銅である。チタン13と銅14は電気めっき用の給電膜である。20はウエハ同士を接合した時にウエハ同士を電気的に接続する低融点金属(実施例では錫)の内部に設けられことになる突起であり、低融点金属の溶融時に変形せずウエハ間の高さを規定するための突起である。本発明の実施例では突起20の材料として銅を使用しているが、金、銀、ニッケル等の金属でもよい。21は低融点金属のバリアとなる金属であり、本発明の実施例ではニッケルを使用している。ニッケルの代わりに、低融点金属との濡れ性を良好にするために、銅や銀を微量混合したニッケルを90%以上含有する合金を用いてもよい。ニッケル21により低融点金属の拡散が防止できる。15はウエハ同士を電気的に接合するための400 以下で溶融する低融点金属である。本発明の実施例では錫を使用している。純錫だけでなく、錫銀銀銅など、錫を90%以上含有する合金でもよい。

[0059]

図 9 に示す接合用金属素子端子(1)~(4)のサイズは、径が 3 ~ 2 5 0 μ m、高さが 3 ~ 2 5 0 μ m、好適には径が 3 ~ 5 0 μ m、高さが 3 ~ 5 0 μ mである。

[0060]

これらの接合用金属端子を用いて接合した場合の組合せを図10に示す。ここで、「×」とある組合せは、低融点金属(錫または錫合金)が少なくとも一方に形成されていないため、加熱では接合できない組合せを記す。「・」とある組合せは、重複を示す。「従来」とある組合せは、金属同士の接合形態として、一般的に用いられている方法を示す。本発明の実施例の特徴である、少なくとも一方に突起が形成された接合金属の組合せに、「」と記す。また、()内の添字は、図11に示す接合形態を示した図と対応している

[0061]

図11に接合形態を示す。銅、錫およびニッケル部分のみを示し、ウエハ内の導体など 細部については記述していない。また、アンダーフィル材(接着剤)も図示していないが 、ウエハ層間に充填されている。

[0062]

図11の(ア)は、突起を有する接合用金属端子(1)と突起と低融点金属を有する接合用金属端子(3)が接合したものである。接合用金属端子(3)の低融点金属によってウエハ同士が電気的に接続される。ウエハ間の高さは接合用金属端子(1)の突起と接合用金属端子(3)の突起により規定される。

[0063]

図11の(イ)は、接合用金属端子(2)と突起と低融点金属を有する接合用金属端子(3)が接合したものである。接合用金属端子(3)の低融点金属によってウエハ同士が電気的に接続される。ウエハ間の高さは接合用金属端子(3)の突起により規定される。

10

20

30

40

[0064]

図11の(ウ)は、突起と低融点金属を有する接合用金属端子(3)同士が接合したものである。両方の接合用金属端子(3)の低融点金属によってウエハ同士が電気的に接続される。ウエハ間の高さは両方の接合用金属端子(3)の突起により規定される。

[0065]

図11の(エ)は、突起を有する接合用金属端子(1)と低融点金属を有する接合用金属端子(4)が接合したものである。接合用金属端子(4)の低融点金属によってウエハ同士が電気的に接続される。ウエハ間の高さは接合用金属端子(1)の突起により規定される。

[0066]

図11の(オ)は、突起と低融点金属を有する接合用金属端子(3)と低融点金属を有する接合用金属端子(4)が接合したものである。接合用金属端子(3)と接合用金属端子(4)の低融点金属によってウエハ同士が電気的に接続される。ウエハ間の高さは接合用金属端子(3)の突起によって規定される。

[0067]

図12に、図11(ア)に示す接合用金属端子の組合せを用いた場合のウエハの接続構造体(ア)の製造方法を示す。(1)に接合する直前の状態を示し、(2)に接合した後のウエハの接続構造体(ア)を示す。61、62は接合する2枚のウエハである。71は本発明の実施例2の接合用金属端子(3)であり、72は本発明の実施例1の接合用金属端子(1)である。60は接着剤である。

[0068]

図12(1)に示すように、ウエハ61には接合用金属端子(3)71が形成されており、ウエハ62には接合用金属端子(1)72が形成されている。ウエハ61に形成された接合用金属端子(3)71は突起20と低融点金属15を有する。ウエハ62に形成された接合用金属端子(1)72は突起20を有する。すなわち、図12は両方のウエハの接合用金属端子が突起を有する場合である。ウエハ62のウエハ61と対向する面には接着剤60が塗布されている。なお、接着剤60はウエハ61の側に塗布してもよい。

[0069]

図12(2)に示すように、位置合わせを行った後、接触・加熱接合して、接合用金属端子(3)71の低融点金属15(実施例では錫)の融点以上で加熱する。このとき、接合用金属端子(3)71と接合用金属端子(1)72の間の接着剤60は押し退けられ、接合用金属端子(3)71と接合用金属端子(1)72は低融点金属15によって電気的に接続する(本実施例では突起20は銅であるから、突起20も電気的導通に貢献する)。このとき、熱硬化型接着剤を用いた場合、接着剤60も同時に硬化する。このようにして、低融点金属15の内部に突起20が設けられたウエハの接続構造体が作成される。

[0070]

ウエハ間の高さは接合用金属端子(3)71の突起20と接合用金属端子(1)72の突起20により規定される。突起20があるために、接合用金属端子上に塗布した接着剤60を接合界面間に挟み込むことなく、ウエハ同士を接着しながら、電極部分では、電気的導通を得ることが出来る。このとき、突起20は変形することがなく、またウエハの間隔を一定にすることが可能となる。

[0071]

従来技術の突起のない接合用金属端子の場合は、加熱接合するときに、低融点金属が変形しウエハ間の高さが適切な高さに保たれなかったり、接合用金属端子間に接着剤を挟み込み電気的導通が得られなかったりすることがあった。特に接合用金属端子のサイズが小さい場合に、このようなことが問題となった。

[0072]

これに対して、本発明の実施例の接合用金属端子は突起 2 0 を有するため、この突起 2 0 によりウエハ間の高さが規定され、また、低融点金属 1 5 が溶融してもその内部の突起 2 0 は変形しないため接着剤 6 0 を接合界面間に挟み込むことなく、電気的導通を得るこ

10

20

30

40

とが出来る。変形しない突起20を有するために、接合時に強い力で押しつけることもでき、手加減をする必要もない。また、突起20の部分に力が集中するので、接着剤60を効果的に押し退けることができる。

[0073]

なお、図12は2枚のウエハ間の接合界面の部分を強調して拡大して示しており、ウエハ内部の構造やウエハの反対側の面については省略している。また、図12では、各ウエハに3個の接続用金属素子が設けられているが、実際には各ウエハに多数の接続用金属素子が設けられる。図12の接合用金属端子(3)71と接合用金属端子(1)72は、図3(6)の接合金属51~と接合金属52~に対応する。

[0074]

図13に、図11(イ)に示す接合用金属端子の組合せを用いた場合のウエハの接続構造体(イ)の製造方法を示す。(1)は接合する直前の状態を示しており、(2)は接合した後の状態を示す。61、62は接合する2枚のウエハである。71は本発明の実施例2の接合用金属端子(3)であり、73は接合用金属端子(2)である。60は接着剤である。

[0075]

図13は、図12の接合用金属端子(1)72の代わりに、接合用金属端子(2)73がウエハ62に設けられていることだけが相違する。すなわち、図13では、接合する2枚のウエハのうち一方のウエハ61の接合用金属端子のみに突起20を有する。したがって、図13についての説明は、ウエハ間の高さが接合用金属端子(3)71の突起20のみによって規定されていることを除き、図12についての説明と同様である。

[0076]

また、図11(ウ)~(オ)に示す接合用金属端子の組合せを用いた場合のウエハの接続構造体の製造方法も、図12、図13およびその説明と同様である。

[0077]

以上説明したウエハは、円形のウエハだけでなく、円形のウエハから任意の形状(例えば四角形)に切り出したウエハであってもよい。

[0078]

以上、ウエハとウエハの接続構造体について説明してきたが、回路基板と回路基板の接 続構造体であっても同様である。

[0079]

以上、本発明者によってなされた発明を、前記実施例に基づき具体的に説明したが、本発明は、前記実施例に限定されるものではなく、その要旨を逸脱しない範囲において種々変更可能であることは勿論である。

【図面の簡単な説明】

[080]

- 【図1】3次元実装工程(その1)
- 【図2】3次元実装工程(その2)
- 【図3】3次元実装工程(その3)
- 【図4】3次元実装工程(その4)
- 【図5】接合用金属端子(1)の形成方法
- 【図6】接合用金属端子(2)の形成方法
- 【図7】接合用金属端子(3)の形成方法
- 【図8】接合用金属端子(4)の形成方法
- 【図9】接合用金属端子
- 【図10】接合用金属端子の組合せ(表)
- 【図11】接合用金属端子の組合せ(接合形態)
- 【図12】ウエハの接続構造体(ア)の製造方法
- 【 図 1 3 】 ウ エ 八 の 接 続 構 造 体 (イ) の 製 造 方 法

【符号の説明】

10

20

30

40

42

41

[0081]

1 … ウエハ、 2 … 導体、 3 … 配線層、 4 … 絶縁膜、 4 1 … 半導体素子に繋がる配線、 4 2 … 半導体工程で形成されたパッド、 5 1 … 接合金属、 5 2 … 接合金属、 6 … 接着剤、 7 … レジスト、 8 … インタポーザ、 9 … 積層した半導体素子、 1 0 … コントロールチップ、 1 1 … 接続用バンプ、 1 2 … 給電膜、 1 3 … チタン、 1 4 … 銅、 1 5 … 錫、 2 0 … 突起、 2 1 … ニッケル、 6 0 … 接着剤、 6 1 、 6 2 … ウエハ、 7 1 … 接合用金属端子(3)、 7 2 … 接合用金属端子(1)、 7 3 …接合用金属端子(2)

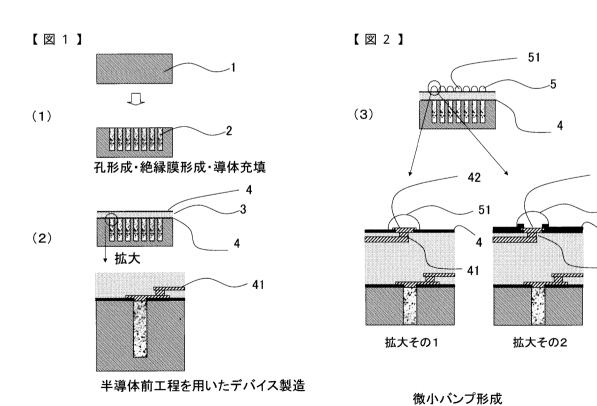


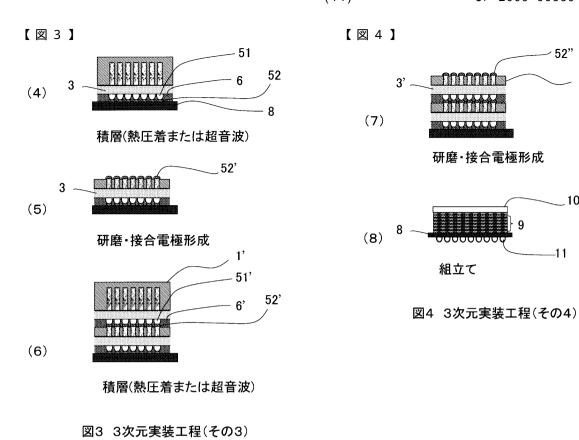
図1 3次元実装工程(その1)

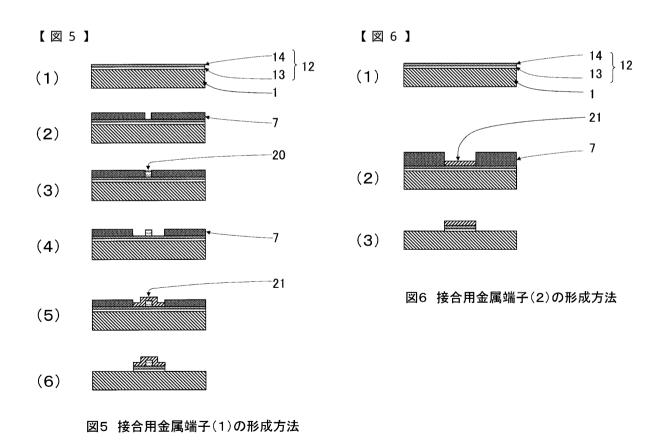
図2 3次元実装工程(その2)

52"

_10

_11





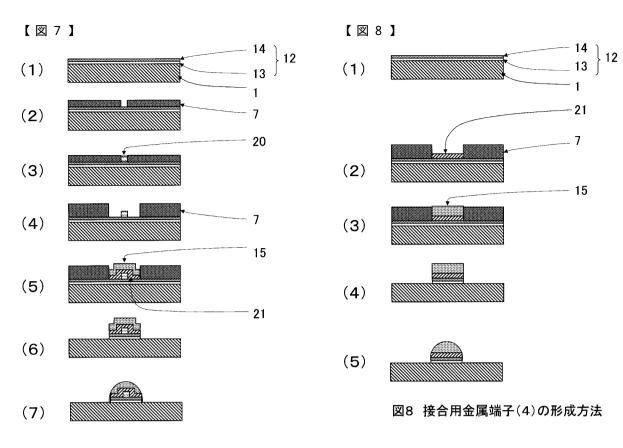


図7 接合用金属端子(3)の形成方法

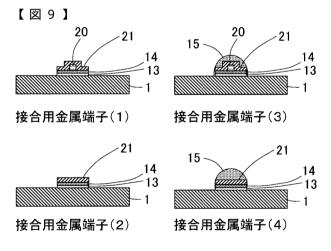


図9 接合用金属端子

【図10】

	接合用金 属端子(1)	接合用金 属端子(2)	接合用金属端子(3)	接合用金 属端子(4)
接合用金 属端子(1)	×	×	O(7)	O(T)
接合用金 属端子(2)		×	O (1)	従来
接合用金 属端子(3)	_	_	0(ウ)	〇(才)
接合用金 属端子(4)	_	_	_	従来

〇:本発明 ()内添字は図11に示す図と対応 ×:接合不可 従来:従来から行われている接合構造 一:重複

図10 接合用端子の組合せ(表)

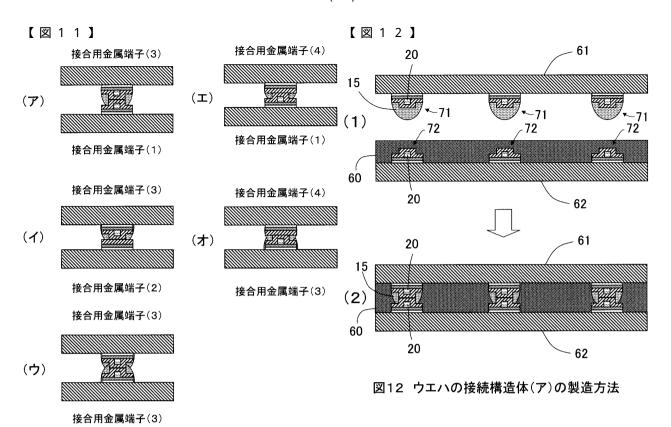


図11 接合用端子の組合せ(接合形態)

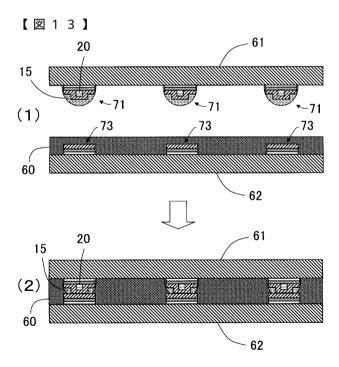


図13 ウエハの接続構造体(イ)の製造方法

フロントページの続き

(72)発明者 西 邦彦

東京都千代田区外神田一丁目18番13号 株式会社日立製作所モノづくり技術事業部内

(72)発明者 中 康弘

茨城県ひたちなか市堀口832番地2 株式会社日立製作所機械研究所内

(72)発明者 久野 奈柄

茨城県ひたちなか市堀口832番地2 株式会社日立製作所機械研究所内

(72)発明者 池田 博明

東京都中央区八重洲二丁目2番1号 エルピーダメモリ株式会社内

(72)発明者 石野 正和

東京都中央区八重洲二丁目2番1号 エルピーダメモリ株式会社内

(72)発明者 三宅 秀治

東京都中央区八重洲二丁目2番1号 エルピーダメモリ株式会社内

(72)発明者 内山 士郎

東京都中央区八重洲二丁目2番1号 エルピーダメモリ株式会社内