

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7647232号
(P7647232)

(45)発行日 令和7年3月18日(2025.3.18)

(24)登録日 令和7年3月10日(2025.3.10)

(51)国際特許分類

F I

H 0 2 P 27/08 (2006.01)

H 0 2 P 27/08

請求項の数 2 (全10頁)

(21)出願番号	特願2021-55431(P2021-55431)	(73)特許権者	000003207
(22)出願日	令和3年3月29日(2021.3.29)		トヨタ自動車株式会社
(65)公開番号	特開2022-152603(P2022-152603 A)	(74)代理人	愛知県豊田市トヨタ町1番地
(43)公開日	令和4年10月12日(2022.10.12)		110000017
審査請求日	令和5年12月19日(2023.12.19)	(72)発明者	弁理士法人アイテック国際特許事務所
			瀬戸 嘉朗
			愛知県豊田市トヨタ町1番地 トヨタ自動車株式会社内
		審査官	三島木 英宏

最終頁に続く

(54)【発明の名称】 回転電機の制御装置

(57)【特許請求の範囲】

【請求項1】

インバータにより駆動される回転電機の回転軸に取り付けられたレゾルバを備える回転電機の制御装置であって、

前記回転電機の出力トルクと回転数とが前記レゾルバのオフセット値の学習を良好に行なうことができる領域として予め定められた第1所定領域のときに、トルク指令に基づく力率指令と計測値に基づく制御力率との差分が小さくなるように前記レゾルバのオフセット値を補正する、

ことを特徴とする回転電機の制御装置。

【請求項2】

請求項1記載の回転電機の制御装置であって、

前記回転電機の出力トルクと前記回転電機の回転数が前記第1所定領域外ではあるが前記インバータのキャリア周波数や前記インバータの入力電圧を小さくすることによって前記レゾルバのオフセット値の学習が可能な領域として予め定められた第2所定領域内のときには、前記インバータの入力電圧と前記インバータのキャリア周波数とのうちの少なくとも1つを変更した状態としてトルク指令に基づく力率指令と計測値に基づく制御力率との差分が小さくなるように前記レゾルバのオフセット値を補正する、

回転電機の制御装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、回転電機の制御装置に関し、詳しくは、レゾルバを備える回転電機の制御装置に関する。

【背景技術】

【0002】

従来、この種の回転電機の制御装置としては、レゾルバの回転速度が一定のときに特定された複数の時点において取得された回転位置データに基づいてレゾルバの補正パラメータを算出するものが提案されている（例えば、特許文献1参照）。この制御装置では、補正パラメータは、レゾルバが任意の回転速度で回転している時に取得された任意の値の回転位置データおよびレゾルバの回転が停止している時に取得された任意の値の回転位置データに適用可能なように算出しており、これにより、レゾルバの回転位置をより良好な精度で検出できるようにしている。

10

【先行技術文献】

【特許文献】

【0003】

【文献】特開2009-008536号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

しかしながら、上述の回転電機の制御装置では、レゾルバの回転速度が一定のときに補正パラメータを算出するから、補正パラメータを精度良く算出するためには、レゾルバの回転速度を精度良く一定に保つ必要がある。このため、自動車などに搭載された場合、通常の使用時にはレゾルバの回転速度を一定に保つ場合が少なく、補正パラメータを精度良く算出する機会が少なくなり、レゾルバの回転位置を精度良く検出することができない場合が生じる。

20

【0005】

本発明の回転電機の制御装置は、レゾルバのオフセット値を補正する機会を多くし、レゾルバの回転位置をより精度良く検出することができるようにすることを主目的とする。

【課題を解決するための手段】

【0006】

本発明の回転電機の制御装置は、上述の主目的を達成するために以下の手段を採った。

30

【0007】

本発明の回転電機の制御装置は、

インバータにより駆動される回転電機の回転軸に取り付けられたレゾルバを備える回転電機の制御装置であって、

前記回転電機の出カトルクと回転数とが比較的低トルク且つ比較的低回転の第1所定領域のときに、トルク指令に基づく力率指令と計測値に基づく制御力率との差分が小さくなるように前記レゾルバのオフセット値を補正する、

ことを特徴とする。

【0008】

本発明の回転電機の制御装置では、回転電機の出カトルクと回転数とが比較的低トルク且つ比較的低回転の第1所定領域のときに、トルク指令に基づく力率指令と計測値に基づく制御力率との差分が小さくなるようにレゾルバのオフセット値を補正する。このため、レゾルバの回転速度が一定のときに補正するものに比して、レゾルバのオフセット値を補正する機会を多くすることができる。この結果、レゾルバの回転位置をより精度良く検出することができる。ここで、力率は、電圧位相と電流位相との差分に対する余弦（ $\cos$ （電圧位相－電流位相））である。

40

【0009】

本発明の回転電機の制御装置において、前記回転電機の出カトルクと前記回転電機の回転数が前記第1所定領域外ではあるが第2所定領域内のときには、前記インバータの入力

50

電圧と前記インバータのキャリア周波数とのうちの少なくとも1つを変更した状態としてトルク指令に基づく力率指令と計測値に基づく制御力率との差分が小さくなるように前記レゾルバのオフセット値を補正するものとしてもよい。こうすれば、レゾルバのオフセット値を補正する機会を更に多くすることができる。この場合、前記回転電機の出カトルクと前記回転電機の回転数が前記第1所定領域外ではあるが前記第2所定領域内のときにデッドタイムが既知のときには、前記インバータの入カ電圧と前記インバータのキャリア周波数をデッドタイム電圧が標準デッドタイム電圧となる電圧とキャリア周波数となる状態として前記レゾルバのオフセット値を補正するものとしてもよい。こうすれば、演算誤差を少なくすることができ、より精度良くオフセット値を補正することができる。ここで、標準デッドタイム電圧は、力率指令から算出したデッドタイムの際のデッドタイム電圧または実測したときにデッドタイムの際のデッドタイム電圧である。また、前記回転電機の出カトルクと前記回転電機の回転数が前記第1所定領域外ではあるが前記第2所定領域内のときには、前記インバータの入カ電圧と前記インバータのキャリア周波数とのうちの少なくとも1つをデッドタイム電圧が小さくなるように変更した状態として前記レゾルバのオフセット値を補正するものとしてもよい。このようにデッドタイム電圧が小さくなるようにするのは、デッドタイム電圧を小さくしてデッドタイム電圧のバラツキの程度を小さくし、デッドタイム電圧のバラツキの程度が小さいほどオフセット値の補正の精度が高くなることに基づく。

10

【図面の簡単な説明】

【0010】

20

【図1】本発明の一実施例としての回転電機の制御装置30が組み込まれた駆動装置20の構成の概略を示す構成図である。

【図2】レゾルバ28のオフセット値OFを説明する説明図である。

【図3】実施例の駆動装置20の制御装置30により実行されるオフセット補正值学習処理の一例を示すフローチャートである。

【図4】第1学習可能領域および第2学習可能領域の一例を示す説明図である。

【図5】モータ電圧やデッドタイム電圧などの一例をd軸q軸上に示す説明図である。

【図6】レゾルバ28のオフセット値を補正する制御を実行する際の制御装置30の機能ブロックの一例を示す制御ブロック図である。

【図7】力率指令設定用マップの一例を示す説明図である。

30

【図8】変形例の力率指令設定用マップの一例を示す説明図である。

【図9】モータ回転数Nmの大小と演算誤差との関係の一例を示す説明図である。

【発明を実施するための形態】

【0011】

次に、本発明を実施するための形態を実施例を用いて説明する。

【実施例】

【0012】

図1は、本発明の一実施例としての回転電機の制御装置30が組み込まれた駆動装置20の構成の概略を示す構成図である。駆動装置20は、直流電源22と、インバータ24と、モータ26と、レゾルバ28と、制御装置30と、を備える。

40

【0013】

直流電源22は、バッテリーなどの蓄電装置などが相当し、バッテリーからの直流電力の電圧を昇圧して出力する昇圧回路を有するものとしてもよい。

【0014】

モータ26は、例えば同期発電電動機や誘導モータなど種々の三相交流モータが相当し、インバータ24から印加されるuvw相の三相電流が印加されることにより駆動する。インバータ24は、周知のインバータ回路として構成されている。

【0015】

レゾルバ28は、モータ26の回転軸に連結された楕円形状のロータと、発振回路から励磁信号として交流電流が印加される励磁コイルや電氣的に90度ずれて（位相差が90

50

度となるよう) 配置された2つの出力コイルを内蔵する磁性体としてのステータ128と、を有する周知のレゾルバとして構成されている。レゾルバは、2つの出力コイルにより検出される正弦波状の $\sin$ 信号と余弦波状の $\cos$ 信号をレゾルバ信号として出力する。
【0016】

制御装置30は、図示しないCPUを中心とする周知のマイクロコンピュータとして構成されており、図示しないが、CPUの他にプログラムなどが記憶されたROMや、データを一時的に記憶するRAM、フラッシュメモリ、入力回路、出力回路などを備える。制御装置30には、直流電源22とインバータ24とを接続する電力ラインに取り付けられた電圧センサ23からのインバータ入力電圧 $V_{in v}$ や、インバータ24からモータ26に印加される3相電流のうちの v 相の電ラインに取り付けられた電流センサ25 v からの v 相電流 I_v 、同じく w 相の電ラインに取り付けられた電流センサ25 w からの w 相電流 I_w 、レゾルバ28からのレゾルバ信号、モータトルク指令などが入力回路を介して入力されている。レゾルバ信号の入力回路としては、 $\sin$ 信号や $\cos$ 信号をデジタル信号に変換するADコンバータや、ADコンバータからの $\sin$ 信号および $\cos$ 信号からレゾルバ角 ϕ を演算するRDコンバータなどによる周知のレゾルバ入力回路として構成されている。また、制御装置20からは、インバータ24の各スイッチング素子をスイッチングするスイッチング制御信号や、直流電源22への電圧指令 $V_{in v}^*$ などが出力回路を介して出力されている。制御装置20では、3相交流のうちの u 相の電力ラインに流れる u 相電流 I_u については、 v 相電流 I_v と w 相電流 I_w とを用いて $I_u + I_v + I_w = 0$ により計算している。また、制御装置20では、レゾルバ角 ϕ に対してオフセット値OFとオフセット補正值Fとを用いて修正レゾルバ角 ϕ を計算し、モータ26の回転数Nmを演算したり、トルク指令値 T^* を用いてインバータ24の各スイッチング素子をスイッチングするスイッチング制御信号など生成している。オフセット値OFは、図2に示すように、製造誤差や取り付け誤差などにより制御上の d 軸および q 軸に対して生じている回転角度誤差である。

【0017】

次に、こうして構成された駆動装置20の制御装置30によりレゾルバ28のオフセット値OFを補正するオフセット補正值Fの学習処理について説明する。図3は、実施例の駆動装置20の制御装置30により実行されるオフセット補正值学習処理の一例を示すフローチャートである。この処理は繰り返し実行される。

【0018】

オフセット補正值学習処理が実行されると、制御装置30は、まず、トルク指令値 T^* やモータ回転数Nm、電圧センサ23からのインバータ入力電圧 $V_{in v}$ 、インバータ24のキャリア周波数 f_c などの処理に必要なデータを入力する(ステップS100)。実施例では、トルク指令値 T^* は、モータ回転数Nmやアクセル操作量などにより制御装置30により設定されたものを入力するものとした。モータ回転数Nmは、レゾルバ角 ϕ などに基いて演算されたものを入力するものとした。インバータ24のキャリア周波数 f_c は、制御装置30によりインバータ24のスイッチング素子のスイッチング制御信号を生成する際に用いられるパルス幅変調(PWM:Pulse Width Modulation)におけるキャリア周波数を入力するものとした。

【0019】

続いて、入力したトルク指令値 T^* とモータ回転数Nmとが第1学習可能範囲内であるか否かを判定する(ステップS110)。第1学習可能範囲は、オフセット補正值Fの学習を良好に行なうことができる範囲として実験などにより予め定められた範囲である。図5は、モータ電圧やデッドタイム電圧などの一例を d 軸 q 軸上に示す説明図である。図中、第2象限において、最も d 軸よりの実線矢印がモータ電圧のベクトルであり、 q 軸よりの一点鎖線矢印が電流のベクトルであり、第4象限における2つの実線矢印が標準デッドタイム電圧 $D T t y p$ および最大デッドタイム電圧 $D T m a x$ である。標準デッドタイム電圧 $D T t y p$ は、力率指令 $P f^*$ から算出したデッドタイムの際のデッドタイム電圧または実測したときにデッドタイムの際のデッドタイム電圧である。最大デッドタイム電圧

D T m a x は、デッドタイムのバラツキにより生じるデッドタイム電圧のバラツキにおける最大値である。また、第 2 象限において、D T t y p モータ電圧はモータ電圧から標準デッドタイム電圧 D T t y p を減じたベクトルであり、D T m a x モータ電圧はモータ電圧から最大デッドタイム電圧 D T m a x を減じたベクトルである。電圧位相－電流位相の演算誤差は、D T t y p モータ電圧と電流との位相 $\theta_{t y p}$ から D T m a x モータ電圧と電流との位相 $\theta_{m a x}$ を減じた値 $(\theta_{t y p} - \theta_{m a x})$ となる。第 1 学習可能範囲は、この演算誤差 $(\theta_{t y p} - \theta_{m a x})$ が許容可能な範囲といえることができる。図 4 に第 1 学習可能範囲および第 2 学習可能範囲の一例を示す。図中、ハッチングが施されていない白抜きの領域が第 1 学習可能範囲であり、ハッチングが施された領域が第 2 学習範囲である。図示するように、第 1 学習可能範囲は比較的低トルクかつ比較的低回転の領域に設定されており、第 2 学習可能範囲は第 1 学習可能範囲の若干高トルク側までと若干高回転数側までに設定されている。第 2 学習可能範囲については後述する。

10

【0020】

入力したトルク指令値 T^* とモータ回転数 N_m とが第 1 学習可能範囲内であると判定したときには、オフセット補正值 F の学習を行ない（ステップ S 1 4 0）、本処理を終了する。オフセット補正值 F の学習は、図 6 に例示する制御ブロックにより行なわれる。図 6 の制御ブロックは、レゾルバ 2 8 のオフセット値 O_F を補正する制御を実行する際の制御装置 3 0 の機能ブロックの一例である。この制御ブロックでは、制御装置 2 0 は、機能ブロックとして、力率指令演算部 3 2 と、制御力率演算部 3 4 と、減算器 3 6 と、P I 制御器 3 8 とを備える。

20

【0021】

力率指令演算部 3 2 は、トルク指令 T^* を用いて力率指令 P_f^* を演算する。力率指令の演算は 実施例では、トルクと力率との関係を予め求めて力率指令設定用マップとして記憶しておき、トルク指令 T^* が与えられるとトルク指令 T^* をマップに適用して得られる力率を導出し、これを力率指令 P_f^* とすることにより行なうものとした。図 6 に力率指令設定用マップの一例を示す。図 7 の力率指令設定用マップでは、トルクが大きくなるほど力率が小さくなる。力率は電圧位相と電流位相との差分に対する余弦 $(\cos(\text{電圧位相} - \text{電流位相}))$ であり、力率指令 P_f^* はモータ 2 6 に作用すべき理想的な（目標とする）力率である。図 7 に例示した力率指令設定用マップはデッドタイム電圧分を除いた力率指令を導出するものであるが、デッドタイム電圧分を含んだ力率指令を導出するものとしてもよい。この場合、図 8 に例示する力率指令設定用マップを用いればよい。図 8 に例示する力率指令設定用マップは、モータ 2 6 の回転数とトルク指令 T^* と力率指令 P_f^* との関係を予め求めたものである。モータ 2 6 の回転数が大きくなるほど若干ではあるが力率指令 P_f^* は大きくなる。また、インバータ 2 4 に入力される電圧 V_h やキャリア周波数などとトルクと力率との関係を予め求めて力率指令設定用マップとしてもよい。この場合、電圧 V_h が大きいほど若干ではあるが力率は大きくなり、インバータ 2 4 のキャリア周波数が大きくなるほど若干ではあるが力率は大きくなる。

30

【0022】

制御力率演算部 3 4 は、計測値に基づいて制御力率 P_{fc} を演算する。例えば、電流センサ 2 5 v, 2 5 w からの v 相電流 I_v , w 相電流 I_w やレゾルバ 2 8 からのレゾルバ信号、オフセット値 O_F などに基づいて電流位相を演算し、電流フィードバック制御によって得られた d 軸電圧 V_d と q 軸電圧 V_q とから電圧位相を演算し、演算により得られた電圧位相と電流位相との差分に対する余弦 $(\cos(\text{電圧位相} - \text{電流位相}))$ として制御力率 P_{fc} を演算する。ここで、電流位相や電圧位相の演算については、オフセット値 O_F およびオフセット補正值 F を用いて補正された修正レゾルバ角 ϕ が用いられている。なお、電圧位相については、予め d 軸および q 軸の自己インダクタンス L_d, L_q をマップ化しておき、この自己インダクタンス L_d, L_q と相電流から得られる電機子電流の d 軸電流 i_d と q 軸電流 i_q とを用いて次式 (1) により演算して求めるものとしてもよい。式 (1) 中、 R は電機子抵抗、 ω は角速度、 p は微分演算子、 ϕ は永久磁石による電機子鎖交磁束である。

40

50

【0023】

【数1】

$$\begin{bmatrix} V_d \\ V_q \end{bmatrix} = \begin{bmatrix} R+pL_d & -\omega L_q \\ \omega L_d & R+pL_q \end{bmatrix} \begin{bmatrix} i_d \\ i_q \end{bmatrix} + \begin{bmatrix} 0 \\ \omega \phi \end{bmatrix} \quad (1)$$

【0024】

減算器36は、力率指令 P_f^* と制御力率 P_f^c との差分 ($P_f^* - P_f^c$) を演算する。

【0025】

PI制御器38は、次式(2)に示すように、力率指令 P_f^* と制御力率 P_f^c との差分 ($P_f^* - P_f^c$) に対する比例項と積分項の和をオフセット補正值 F として演算して出力する。式(2)中、 k_p は比例項のゲインであり、 k_i は積分項のゲインである。

【0026】

$$F = k_p (P_f^* - P_f^c) + \int k_i (P_f^* - P_f^c) dt \quad (2)$$

【0027】

こうして求めたオフセット補正值 F は、レゾルバ角 ϕ を計算する際のオフセット値 OF の補正に用いられ、補正後の修正レゾルバ角 ϕ によりインバータ24に出力するスイッチング制御信号が生成される。

【0028】

図3のオフセット補正值学習処理の説明に戻る。ステップS110で入力したトルク指令値 T^* とモータ回転数 N_m とが第1学習可能範囲内ではないと判定したときには、トルク指令値 T^* とモータ回転数 N_m とが第2学習可能範囲内であるか否かを判定する(ステップS120)。即ち、第1学習可能範囲外ではあるが第2学習可能範囲内であるか否かを判定するのである。第1学習可能範囲外ではあるが第2学習可能範囲内である領域は、インバータ24の入力電圧 V_{inV} やインバータ24のキャリア周波数 f_c を変更すれば演算誤差が許容可能な範囲内となる領域である。

【0029】

図9にモータ回転数 N_m の大小と演算誤差との関係の一例を示す。図中、実線のモータ電圧と DT_{typ} モータ電圧と DT_{max} モータ電圧はモータ回転数 N_m が小さいとき(図5と同じ)を示し、破線のモータ電圧と DT_{typ} モータ電圧と DT_{max} モータ電圧はモータ回転数 N_m が大きいときを示す。モータ回転数 N_m が大きいときの演算誤差 ($\theta_{typ} - \theta_{max}$) は、モータ回転数 N_m が小さいときに比して小さくなること解る。したがって、第1学習可能領域よりモータ回転数 N_m が大きい領域では演算誤差 ($\theta_{typ} - \theta_{max}$) が小さくなるから、学習が可能な領域をある程度の範囲まで拡げることができる。また、デッドタイム電圧の q 軸成分 V_{qDT} および d 軸成分 V_{dDT} は次式(3)および(4)により示されるから、インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inV} を調整することにより、デッドタイム電圧のバラツキを小さくすることも可能である。具体的に、インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inV} を小さくすればよい。インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inV} を小さくすればデッドタイム電圧は小さくなるから、そのバラツキを小さくなる。この結果、演算誤差 ($\theta_{typ} - \theta_{max}$) が小さくなる。したがって、インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inV} を小さくすることによって学習が可能な領域をある程度の範囲まで拡げることができる。これらのことから学習が可能な領域が第2学習可能範囲である。なお、デッドタイムが既知の場合、デッドタイム電圧が標準デッドタイム電圧 DT_{typ} となるキャリア周波数 f_c やインバータ入力電圧 V_{inV} を求めておき、求めたキャリア周波数 f_c やインバータ入力電圧 V_{inV} に変更可能な領域を第2学習可能領域としてもよい。この場合、デッドタイム電圧のバラツキはないから、演算誤差は値0となる。第2学習可能範囲は、実験や計算などにより予め定めることができる。

10

20

30

40

50

【0030】

$$V_{qDT} = \sqrt{3} \times DT \times f_c \times V_{inv} \times \sin(\text{電流位相}) \quad (3)$$

$$V_{dDT} = \sqrt{3} \times DT \times f_c \times V_{inv} \times \cos(\text{電流位相}) \quad (4)$$

【0031】

ステップS110およびS120で第1学習可能範囲外ではあるが第2学習可能範囲内であると判定したときには、インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inv} を学習可能な値に変更する(ステップS130)。そして、その状態でオフセット補正值 F の学習を行ない(ステップS140)、本処理を終了する。なお、インバータ入力電圧 V_{inv} の変更は、直流電源22が出力電圧を調整できる構成、例えば直流電源22が昇圧コンバータを備える場合などに、制御装置30からの電圧指令により行なうことができる。

10

【0032】

以上説明した実施例の駆動装置20に組み込まれた制御装置30では、トルク指令値 T^* とモータ回転数 N_m とがオフセット補正值 F の学習を良好に行なうことができる第1学習可能範囲内であると判定したときには、オフセット補正值 F の学習を行なう。これにより、レゾルバ28の回転速度が一定のときにオフセット補正值 F を演算するものに比して、レゾルバ28のオフセット補正值 F を演算する機会を多くすることができる。この結果、レゾルバ28の回転位置(レゾルバ角 ϕ)をより精度良く検出することができる。しかも、トルク指令値 T^* とモータ回転数 N_m とが第1学習可能範囲外ではあるが第2学習可能範囲内であると判定したときには、インバータ24のキャリア周波数 f_c やインバータ入力電圧 V_{inv} を学習可能な値に変更してオフセット補正值 F の学習を行なう。これにより、レゾルバ28のオフセット補正值 F を演算する機会を多くすることができる。

20

【0033】

実施例の駆動装置20に組み込まれた制御装置30では、力率指令 P_f^* と制御力率 P_{fc} との差分が小さくなるようにオフセット値 OF を補正するオフセット補正值 F を学習するものとした。しかし、学習したオフセット補正值 F をオフセット値 OF とするようにオフセット値 OF を学習するものとしてもよい。

【0034】

実施例の主要な要素と課題を解決するための手段の欄に記載した発明の主要な要素との対応関係について説明する。実施例では、インバータ24が「インバータ」に相当し、モータ26が「回転電機」に相当し、レゾルバ28が「レゾルバ」に相当し、制御装置30が「制御装置」に相当する。

30

【0035】

なお、実施例の主要な要素と課題を解決するための手段の欄に記載した発明の主要な要素との対応関係は、実施例が課題を解決するための手段の欄に記載した発明を実施するための形態を具体的に説明するための一例であることから、課題を解決するための手段の欄に記載した発明の要素を限定するものではない。即ち、課題を解決するための手段の欄に記載した発明についての解釈はその欄の記載に基づいて行なわれるべきものであり、実施例は課題を解決するための手段の欄に記載した発明の具体的な一例に過ぎないものである。

40

【0036】

以上、本発明を実施するための形態について実施例を用いて説明したが、本発明はこうした実施例に何等限定されるものではなく、本発明の要旨を逸脱しない範囲内において、種々なる形態で実施し得ることは勿論である。

【産業上の利用可能性】

【0037】

本発明は、回転電機の制御装置の製造産業などに利用可能である。

【符号の説明】

【0038】

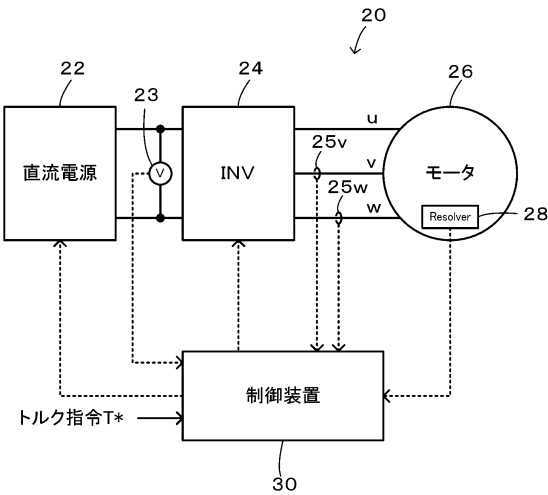
20 駆動装置、22 直流電源、24 インバータ、25v、25w 電流センサ、26 モータ、28 レゾルバ、30 制御装置、32 力率指令演算部、34 制御力率演

50

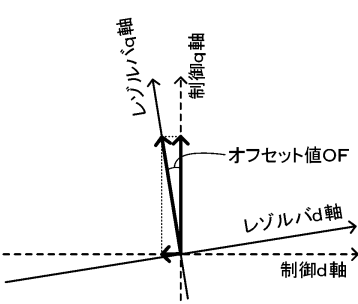
算部、38 減算器、38 P I制御器。

【図面】

【図 1】

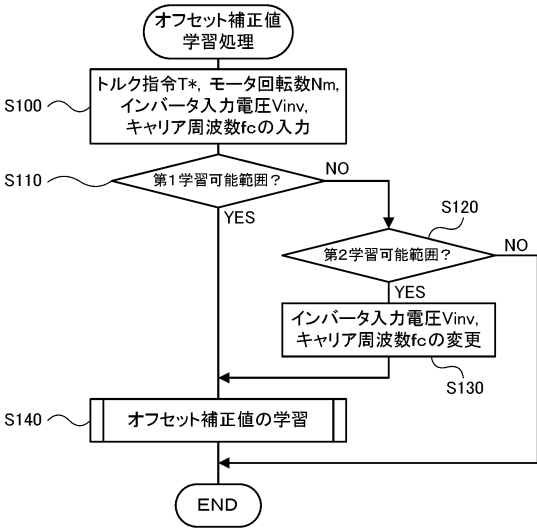


【図 2】

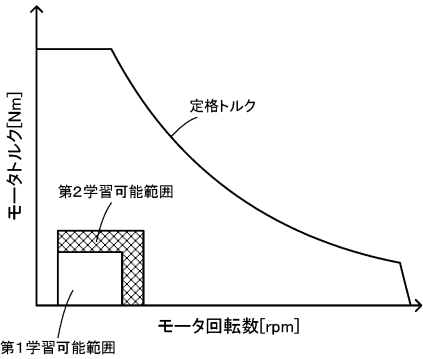


10

【図 3】



【図 4】



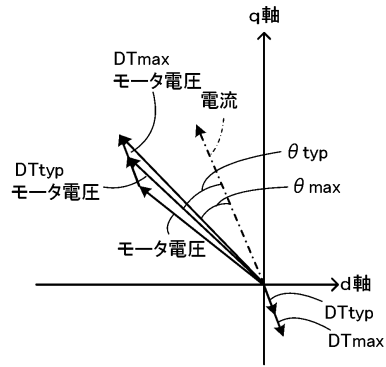
20

30

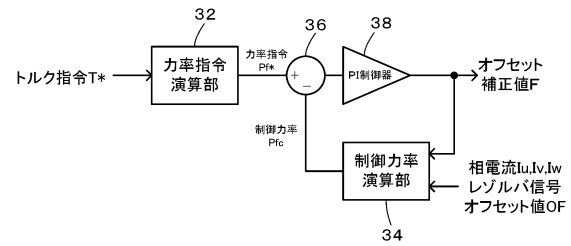
40

50

【図 5】

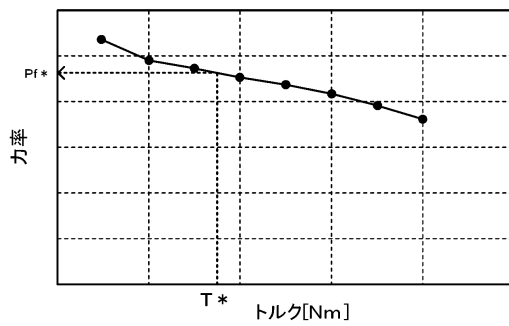


【図 6】

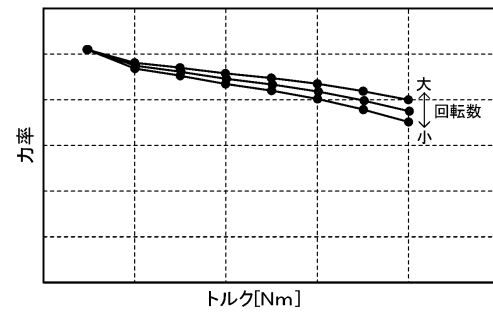


10

【図 7】

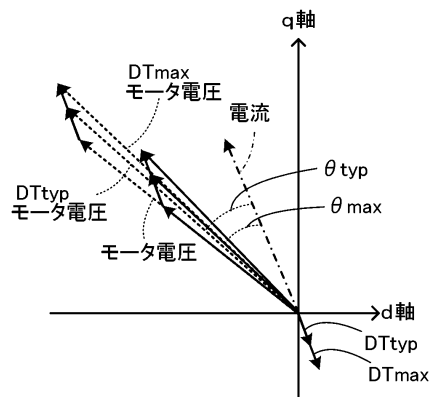


【図 8】



20

【図 9】



30

40

50

フロントページの続き

- (56)参考文献 特開２００２－２３８２７８（ＪＰ，Ａ）
 特開２００１－１９７７６９（ＪＰ，Ａ）
 特開２０１８－１２１４２１（ＪＰ，Ａ）
 特開２０２０－２０２７１３（ＪＰ，Ａ）
 米国特許出願公開第２０１７／０１７４０８５（ＵＳ，Ａ１）
 特開２００７－１７５１３５（ＪＰ，Ａ）
- (58)調査した分野 (Int.Cl., DB名)
 H 0 2 P 2 7 / 0 8