

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4498167号
(P4498167)

(45) 発行日 平成22年7月7日(2010.7.7)

(24) 登録日 平成22年4月23日(2010.4.23)

(51) Int.Cl.

F I

G 0 6 F 17/50 (2006.01)

G 0 6 F 17/50 6 6 4 Z

請求項の数 5 (全 15 頁)

(21) 出願番号 特願2005-43143 (P2005-43143)
 (22) 出願日 平成17年2月18日 (2005.2.18)
 (65) 公開番号 特開2006-228065 (P2006-228065A)
 (43) 公開日 平成18年8月31日 (2006.8.31)
 審査請求日 平成20年2月15日 (2008.2.15)

(73) 特許権者 000001007
 キヤノン株式会社
 東京都大田区下丸子3丁目30番2号
 (74) 代理人 100076428
 弁理士 大塚 康德
 (74) 代理人 100112508
 弁理士 高柳 司郎
 (74) 代理人 100115071
 弁理士 大塚 康弘
 (74) 代理人 100116894
 弁理士 木村 秀二
 (72) 発明者 清水 康世
 東京都大田区下丸子3丁目30番2号 キ
 ヤノン株式会社内

最終頁に続く

(54) 【発明の名称】 プロパティ生成方法、検証方法及び検証装置

(57) 【特許請求の範囲】

【請求項1】

論理システムを検証するためのプロパティを生成するプロパティ生成方法であって、
 リスト生成手段が、論理システムが満たすべき仕様から対応する全事象のリストを生成
 するリスト生成工程と、

プロパティ生成手段が、前記全事象のリストに基づいて、前記仕様からユーザが予め定
 義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成する
 プロパティ生成工程とを有し、

前記プロパティ生成工程は、前記全事象のリストから未定義の状態の事象を抽出し、抽
 出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティ
 として生成することを特徴とするプロパティ生成方法。

【請求項2】

論理システムが満たすべき仕様から作成されたプロパティを用いて前記論理システムを
 検証する検証方法であって、

プロパティ生成手段が、論理システムが満たすべき仕様に対応する全事象のリストに基
 づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補う
 ための補集合のプロパティを生成するプロパティ生成工程と、

検証実施手段が、前記補集合のプロパティを用いて前記論理システムの静的検証を実施
 する検証実施工程とを有し、

前記プロパティ生成工程は、前記全事象のリストから未定義の状態の事象を抽出し、抽

10

20

出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とする検証方法。

【請求項 3】

論理システムが満たすべき仕様から作成されたプロパティを用いて前記論理システムを検証する検証装置であって、

論理システムが満たすべき仕様に対応する全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成手段と、

前記補集合のプロパティを用いて前記論理システムの静的検証を実施する検証実施手段とを有し、

前記プロパティ生成手段は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とする検証装置。

【請求項 4】

コンピュータに、論理システムを検証するためのプロパティを生成するプロパティ生成手順を実行させるためのプログラムであって、

論理システムが満たすべき仕様から対応する全事象のリストを生成するリスト生成手順と、

前記全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成手順とをコンピュータに実行させ、

前記プロパティ生成手順は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とするプログラム。

【請求項 5】

コンピュータに、論理システムが満たすべき仕様から作成されたプロパティを用いて前記論理システムを検証する検証手順を実行させるためのプログラムであって、

論理システムが満たすべき仕様に対応する全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成手順と、

前記補集合のプロパティを用いて前記論理システムの静的検証を実施する検証実施手順とをコンピュータに実行させ、

前記プロパティ生成手順は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とするプログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、論理システムを検証するためのプロパティを生成する技術及び論理システムを検証する技術に関する。

【背景技術】

【0002】

近年、市場はより高機能な製品を要求している。これに伴い、LSIを含む論理システムの規模は年々増加している。そのため、論理システムの検証には膨大な時間が必要となってきた。また、市場には消費者が欲するときに製品を投入しなければならず、LSIをはじめとした論理システムの開発期間は短くなっている。そのため、論理システムの検証効率を向上させる必要性が生じている。

【0003】

LSIを含む論理システムの検証には、従来から使用されている動的シミュレーション手法と併せて静的検証手法を用いるようになってきた。静的検証はプロパティチェックと

10

20

30

40

50

等価性チェックの二種類に分けられる。本発明において、静的検証はプロパティチェックを取り扱うこととする。このプロパティチェックは、プロパティと呼ばれる仕様を数式で表したものと、検証対象のDUT (Design Under Test) との一致性を数学的に判定することで検証を行う。そのため、プロパティチェックは、動的シミュレーションと比較して短時間で検証を終えることが可能である。例えば、特許文献1には、DUTを基に形式検証を使用して、動的シミュレーションのカバレッジ率を向上させる検証方法が記載されている。

【特許文献1】特開平11-85828号公報

【発明の開示】

【発明が解決しようとする課題】

10

【0004】

このような性質を備えた静的検証は、一般に網羅検証が可能であるといわれているが、実際はプロパティを記述した部分のみの検証しかできていない。また、網羅検証ができていのかどうかの確認方法は人手によるレビューの実施以外に確立されていない。

【0005】

このように、静的検証で網羅検証ができていのかどうかを客観的に判定する方法がない。その結果、検証未実施の部分が存在していることに気づかずに、十分な精度を持たない製品を市場に投入してしまう恐れがある。

【0006】

また、本来、動的シミュレーションで検証する機能と静的検証で検証する機能とを切り分けて検証工数の削減を図ることが可能であるのに、実際は従来の動的シミュレーションに加えて静的検証を補完目的で使用しているので、検証工数が増大する一方であるという問題も生じている。

20

【0007】

本発明は上記課題を解決するためになされたもので、静的検証における網羅率を客観的に判断し、網羅検証を可能にすることを目的とする。

【課題を解決するための手段】

【0008】

本発明は、論理システムを検証するためのプロパティを生成するプロパティ生成方法であって、リスト生成手段が、論理システムが満たすべき仕様から対応する全事象のリストを生成するリスト生成工程と、プロパティ生成手段が、前記全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成工程とを有し、前記プロパティ生成工程は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とする。

30

【0009】

また、本発明は、論理システムが満たすべき仕様から作成されたプロパティを用いて前記論理システムを検証する検証方法であって、プロパティ生成手段が、論理システムが満たすべき仕様に対応する全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成工程と、検証実施手段が、前記補集合のプロパティを用いて前記論理システムの静的検証を実施する検証実施工程とを有し、前記プロパティ生成工程は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とする。

40

【0010】

更に、本発明は、論理システムが満たすべき仕様から作成されたプロパティを用いて前記論理システムを検証する検証装置であって、論理システムが満たすべき仕様に対応する全事象のリストに基づいて、前記仕様からユーザが予め定義したプロパティにおいて不足している事象を補うための補集合のプロパティを生成するプロパティ生成手段と、前記補

50

集合のプロパティを用いて前記論理システムの静的検証を実施する検証実施手段とを有し、前記プロパティ生成手段は、前記全事象のリストから未定義の状態の事象を抽出し、抽出した未定義の状態の事象が成立しないことを表すプロパティを前記補集合のプロパティとして生成することを特徴とする。

【発明の効果】

【0011】

本発明によれば、静的検証において困難であったプロパティの網羅率の判断が客観的にできるようになり網羅検証が可能となる。これにより、十分な精度を持った製品を市場に投入することが可能になる。

【0012】

また、プロパティの信頼性を客観的に判断することが可能となるため、従来実施していた人間のレビューによるプロパティのチェックが不要となり、検証工数の削減及びプロパティの品質を向上させることが可能となる。また、静的検証の網羅検証が可能になることで、静的検証と動的シミュレーションによる検証とを切り分けることができ、検証工数の削減が可能となる。従って、開発期間の短縮ができ、市場が欲するとき製品を投入することが可能となる。

【発明を実施するための最良の形態】

【0013】

以下、図面を参照しながら発明を実施するための最良の形態について詳細に説明する。

【0014】

図1は、本実施形態における静的検証に用いる不成立動作プロパティの生成手順を示す図である。図1において、101は仕様であり、論理システムの仕様が記載されたデータである。ここで、仕様101は書式に依存したものではなく、論理システムの入力信号と内部の信号及びそれらの取り得る値が抽出可能なように記載されていれば良く、自然言語、その他、如何なる言語や書式で記述されていてもかまわない。

【0015】

また、本実施形態では、如何なる場合も仕様101が正しいものとし、後述するユーザ定義プロパティ、全事象のリスト及び検証対象のDUT (Design Under Test) 等は全て仕様101のデータに基づいて作成されるものとする。

【0016】

102はユーザ定義プロパティであり、仕様101に基づいてユーザが記述したもので、その記述内容に間違いはないものとする。但し、検証未実施の部分が存在している可能性は残っているものとする。また、このユーザ定義プロパティ102は、テストアイテムチェックリスト等から人手で記述されても自動で記述されても良い。

【0017】

110は事象リスト生成モジュールであり、仕様101に基づいて論理システムの入力信号及び内部の信号が取り得る値を抽出し、仕様101が取り得る全事象のリストを生成する機能を有する。この事象リスト生成モジュール110の機能については図2を用いて更に後述する。

【0018】

尚、本実施形態では、事象のリストを生成するアルゴリズムに依存するものではなく、如何なるアルゴリズムを用いてもかまわない。例えば、仕様101から必要な信号が取り得る値を全て自動で抽出しても、自動で抽出した後に不足の状態をユーザが付け加えてもかまわない。

【0019】

103は全事象のリストであり、上述の仕様101に基づいて生成され、仕様101が取り得る全事象が記載される。ここで、全事象のリスト103は後述する抽出モジュールが解釈できる書式であれば良く、どのような書式であってもかまわない。

【0020】

111は抽出モジュールであり、ユーザ定義プロパティ102と全事象のリスト103

10

20

30

40

50

とからユーザ未定義状態の事象を抽出する。この抽出モジュール 111 の機能については図 3 及び図 4 を用いて更に後述する。

【0021】

104 はユーザ未定義状態の事象であり、全事象のリスト 103 に記載された事象中、ユーザ定義プロパティ 102 に記載されていない事象で、ユーザ定義プロパティ 102 の不足を補うための補集合である。

【0022】

112 は不成立動作プロパティ変換モジュールであり、ユーザ未定義状態の事象 104 を、常に成立しないとする不成立動作プロパティに変換するものである。この不成立動作変換モジュールの機能とこれが必要である理由は更に後述する。

10

【0023】

105 は不成立動作プロパティであり、不成立動作プロパティ変換モジュール 112 により変換されたプロパティである。この不成立動作プロパティ 105 を使用して静的検証等を実施することにより、ユーザ定義プロパティ 102 に不足のプロパティを追加することが可能となる。

【0024】

100 は不成立動作プロパティ生成モジュールであり、上述したように、仕様 101 とユーザ定義プロパティ 102 とに基づいて不成立動作プロパティ 105 を生成する。

【0025】

次に、上述した事象リスト生成モジュール 110 において、仕様 101 に基づいて事象リストを生成する方法について説明する。

20

【0026】

図 2 は、本実施形態における事象リスト生成モジュール 110 が生成する全事象リストの一例を示す図である。図 2 に示す仕様書 201 は、上述した仕様 101 の一例を示すもので、ここでは、信号名、その種別及びそれらを取り得る値が表形式で記載されている。本発明は、仕様の書式に関するものではないので、表形式に限ったものではない。

【0027】

全事象リスト 202 は、仕様書 201 に基づいて抽出されたもので、この例では仕様書 201 の入力信号及び内部の信号と、それらを取り得る値の範囲が記載されている。

【0028】

30

尚、全事象リスト 202 は、仕様書 201 から自動的に抽出されても良いし、ユーザが手動で抽出しても良い。本発明は、抽出方法に関するものではないので、仕様 101 から全ての状態の事象が抽出できれば、如何なる方法を用いてもかまわない。

【0029】

次に、上述した抽出モジュール 111 において、全事象のリスト 103 とユーザ定義プロパティ 102 とに基づいてユーザ未定義状態の事象 104 を抽出する方法について説明する。

【0030】

図 3 は、本実施形態における抽出モジュール 111 の処理を示すフローチャートである。まず、ステップ S301 において、ユーザ定義プロパティ 102 からプロパティを一つずつ取り出す。次に、ステップ S302 において、ステップ S301 で取り出したプロパティと全事象のリスト 103 とを比較し、ステップ S303 において、結果が一致したか否かを判定する。その結果、一致したならばステップ S305 へ進むが、一致しなければステップ S304 へ進み、一致しなかったものについて差分を抽出し、不足状態リストに追加する。そして、ステップ S305 において、全事象のリスト 103 内で一致したもの及び差分を抽出したものに印を付ける。

40

【0031】

次に、ステップ S306 において、ユーザ定義プロパティ 102 に残りのプロパティがあるか否かを判定する。ここで、残りがあればステップ S301 に戻り、上述の比較処理を繰り返し、残りがなくなるとステップ S307 へ進む。

50

【 0 0 3 2 】

このステップ S 3 0 7 では、全事象のリスト 1 0 3 の中に未検査の信号があるかを否かを判定する。ここで、未検査の信号がなければ、この処理を終了するが、未検査の信号があればステップ S 3 0 8 へ進み、未検査信号の状態をユーザ未定義状態 1 0 4 のリストに追加する。

【 0 0 3 3 】

ここで、図 4 を用いて上述した未検査信号の状態をユーザ未定義状態に追加する具体的な処理について説明する。

【 0 0 3 4 】

図 4 は、ユーザ定義プロパティ、ユーザ未定義状態及び比較後の全事象リストの一例を示す図である。図 4 において、4 0 0 は図 2 に示す仕様書 2 0 1 から生成したユーザ定義プロパティである。この例では、4 つのプロパティ 4 0 1 ~ 4 0 4 が記載されているものとする。4 2 0 はユーザ未定義状態のリストであり、ユーザ定義プロパティ 4 0 0 に記載されていない未定義状態の事象が追加される。4 3 0 は全事象のリストである。

10

【 0 0 3 5 】

上述したように、ステップ S 3 0 1 で、ユーザ定義プロパティ 4 0 0 から取り出されるプロパティは仕様書 2 0 1 からユーザによって生成されたものであり、記載内容に間違いはないが、不足がある恐れはある。本実施形態では、ユーザ定義プロパティ 4 0 0 は信号の範囲及び表で記述されているが、本発明はユーザ定義プロパティの書式に関するものではないので、この書式に限定されるものではない。

20

【 0 0 3 6 】

次に、ステップ S 3 0 2 で、ステップ S 3 0 1 で取り出したプロパティが全事象リスト 2 0 2 に一致するものがあるか否かを比較する。例えば、ユーザ定義プロパティ 4 0 0 から信号 A について記述されているプロパティ 4 0 1 を取り出した場合には、全事象リスト 2 0 2 の信号 A の部分と比較する。

【 0 0 3 7 】

ステップ S 3 0 3 では、ステップ S 3 0 2 の比較が一致したかどうか、つまり、ユーザ定義プロパティ 4 0 0 の内容が全事象リスト 2 0 2 の内容を満たしているかを判定する。一致しているならば、ユーザ定義プロパティ 4 0 0 は全事象リスト 2 0 2 を網羅しているので、プロパティの不足はない。一方、一致しないならば、ユーザ定義プロパティ 4 0 0 と全事象リスト 2 0 2 の間に差が生じており、ユーザ定義プロパティ 4 0 0 に不足が存在することになる。

30

【 0 0 3 8 】

また、ユーザ定義プロパティ 4 0 0 は仕様書 2 0 1 に基づいて記述されており、仕様書 2 0 1 の範囲を超えたプロパティが記述されていることはない。従って、ユーザ定義プロパティ 4 0 0 に存在し、全事象リスト 2 0 2 に存在しない信号はないものとして良い。

【 0 0 3 9 】

上述のステップ S 3 0 3 で不一致と判定された場合、ステップ S 3 0 4 で、ユーザ定義プロパティ 4 0 0 と全事象リスト 2 0 2 との差分を抽出する。例えば、プロパティ 4 0 1 と全事象リスト 2 0 2 とを比較する。ここで、信号 A についての記述に注目すると、プロパティ 4 0 1 では A が取り得る範囲を 0 から 1 0 0 までと記述しているが、全事象リスト 2 0 2 では、A は 0 から 2 の 3 2 乗 - 1 の範囲を取り得る。つまり、この差分を抽出すると、A が 1 0 0 より大きく 2 の 3 2 乗 - 1 まではユーザ定義プロパティ 4 0 0 には未記述であることが分かる。よって、この結果をユーザ未定義状態 4 2 0 へ追加する。また同様に、プロパティ 4 0 3 についてもユーザ未定義状態 4 2 0 に信号 a が 0 の状態を抽出、追加する。

40

【 0 0 4 0 】

ステップ S 3 0 5 では、全事象リスト 2 0 2 の中で判定し終わった信号に印を付ける。図 4 に示す例では、ユーザ定義プロパティ 4 0 0 が全事象リスト 2 0 2 に記載の信号 A、信号 B、信号 a 及び信号 b を全て網羅しているため、全事象リスト 4 3 0 のように全てに

50

印を付ける。

【0041】

尚、ユーザ定義プロパティ400に記述されている信号数が全事象リスト202の信号数を満たしていない場合には、全事象リスト430の中には印が付かない箇所が存在することになり、印の付いていない信号については未抽出の信号であることがわかる。即ち、未抽出の信号を知らせるために、印を付けていくものである。

【0042】

ステップS306では、ユーザ定義プロパティ400に残りがないか否かを判定する。残りがない場合はそのままステップS307へ進む。また、残りがある場合は残りがなくなるまで、ステップS301からステップS306までの処理を繰り返す。

10

【0043】

ステップS307では、全事象リスト430に未検証の信号があるか否かを判定する。つまり、印の付いていない信号がないか否かを判定する。例えば、ユーザ定義プロパティ400と全事象リスト202とを比較した結果、全事象リスト202にあってユーザ定義プロパティ400にない信号名はないため、全事象リスト430のように全て印が付く。これは、全事象リスト202に未検査の信号が存在しないことになる。この場合、全ての信号についての検査が終了したと判定し、全ての処理を終了して良い。

【0044】

一方、全事象リスト430に印の付いていない信号があった場合には、未検査の信号が存在するため、次の処理に進む。

20

【0045】

ステップS308では、ステップS307で未検査の信号があると判定された場合に、全事象リスト202に記載されている状態をそのまま未検査信号の事象として、ユーザ未定義状態リスト420に追加する。このようにすることにより、仕様101の全ての事象についてユーザ未定義状態リスト420に追加することができる。

【0046】

ここでは、全事象リストにおけるユーザ定義プロパティの不足を補う補集合を、全事象リストとユーザ定義プロパティの比較によって求めたが、補集合を求める方法は本発明に依存するものではなく、如何なる方法でもかまわない。

【0047】

また、図3及び図4に示す全事象リスト202、ユーザ定義プロパティ400、ユーザ未定義状態420、ここで説明した比較処理、抽出処理、印の付けかた等は本発明に依存するものではなく、如何なる方法でもかまわない。

30

【0048】

次に、上述の不成立動作プロパティ変換モジュール112において、ユーザ未定義状態104を不成立動作プロパティ105に変換する処理について説明する。

【0049】

図5は、不成立動作プロパティ変換モジュール112の処理を示すフローチャートである。まず、ステップS501において、ユーザ未定義状態104から状態を一つずつ取り出し、ステップS502において、ステップS501で取り出した状態を不成立動作プロパティに変換する。次に、ステップS503において、ユーザ未定義状態104に残りがあるか否かを判定し、ユーザ未定義状態104に残りがあればステップS501に戻り、上述の処理を繰り返す。また、残りがないければ、この処理を終了する。

40

【0050】

ここで、本実施形態における不成立動作プロパティ105を生成する理由について説明する。ユーザ定義プロパティ102を用いてDUTを検証する場合に、仕様101に記載されている内容の全てがユーザ定義プロパティ102として表現されていなければ、網羅検証が可能とは言えない。

【0051】

そこで、ユーザ定義プロパティ102は全ての仕様101を表現しており、記述されて

50

いない状態は仕様 1 0 1 で取り得る範囲ではないと仮定して、「ユーザ定義プロパティに記述されていない状態は起こりえない」というプロパティを生成する。これが不成立動作プロパティ 1 0 5 である。このプロパティを生成することにより、不成立動作プロパティ 1 0 5 を用いて検証を実施した場合に「起こりえないはずの状態が起こり得る」となれば、それはユーザ定義プロパティ 1 0 2 に不足していたプロパティであることがわかる。

【 0 0 5 2 】

例えば、ツールとしてこのような動作を組み込めば、「記述されていないプロパティの状態が D U T 内で起こっているが、プロパティは正しいか？」というようなエラー表示が吐き出され、プロパティの不足又は D U T のバグが発見されることになる。

【 0 0 5 3 】

ここで、図 4 に示すユーザ未定義状態 4 2 0 及び図 6 を用いて、不成立動作プロパティ 1 0 5 を生成する方法について説明する。ここでは、不成立動作プロパティ 1 0 5 の生成方法として、「ユーザ未定義状態が常に成り立たない」というプロパティを生成する一例を示すが、不成立動作を生成するならば、この方法に限られるものではない。

【 0 0 5 4 】

図 6 は、ユーザ未定義状態 4 2 0 が常に成立しない不成立動作プロパティの一例を示す図である。図 6 において、6 0 0 はユーザ未定義状態 4 2 0 が成立しないことを証明するためのプロパティである。ここで、プロパティ 6 0 1、プロパティ 6 0 2 は、共にユーザ未定義状態 4 2 0 に「forever」及び「！」が付けられている。それぞれの意味は以下の通りである。

【 0 0 5 5 】

「forever」==「永遠に」

「！」==「否定（起こらない）」

即ち、プロパティ 6 0 1 は、「信号 A が 1 0 0 より大きく、2 の 3 2 乗 1 より小さい値をとることは永遠に起こりえない。」という意味を示し、プロパティ 6 0 2 は「信号 a は永遠に 0 となることはありえない。」という意味を示している。

【 0 0 5 6 】

これにより、「ユーザ未定義状態に記述されている状態は永遠に起こることはない」というプロパティが追加される。静的検証を実施する際に、ユーザ定義プロパティ 1 0 2 に不成立動作プロパティ 1 0 5 を使用することにより、仕様 1 0 1 の取り得る全事象を検証することが可能となる。

【 0 0 5 7 】

ここで、追加した不成立動作プロパティ 1 0 5 を用いて静的検証を実施し、ユーザ定義プロパティ 1 0 2 の不備を指摘する例について説明する。

【 0 0 5 8 】

図 7 は、不成立動作プロパティを用いて静的検証を実施し、追加プロパティを生成する手順を示す図である。ここで、図 7 に示す仕様 7 0 1 及びユーザ定義プロパティ 7 0 2 は図 1 に示す仕様 1 0 1 及びユーザ定義プロパティ 1 0 2 に相当し、不成立動作プロパティ生成モジュール 7 2 0 及び不成立動作プロパティ 7 0 5 は、図 1 に示す不成立動作プロパティ生成モジュール 1 0 0 及び不成立動作プロパティ 1 0 5 に相当するものである。

【 0 0 5 9 】

図 7 に示す D U T 7 0 6 は、仕様 7 0 1 に基づいて生成された Verilog 或いは V H D L (VHSIC Hardware Description Language) などのハードウェア記述言語により記述された論理システムの設計データである。これは仕様 7 0 1 から、自動で生成されても、人手で作成されてもかまわない。

【 0 0 6 0 】

静的検証実施モジュール 7 2 1 は、不成立動作プロパティ 7 0 5 と D U T 7 0 6 を用いて静的検証を実施するものである。尚、この静的検証実施モジュール 7 2 1 は、本発明に依存しないため、如何なるツールを用いても、またその他の如何なる方法で実施されてもかまわない。

10

20

30

40

50

【 0 0 6 1 】

この静的検証実施モジュール 7 2 1 で検証した結果、フェイルしたプロパティ 7 0 7 及びパスしたプロパティ 7 0 8 のログを取る。ここで、フェイルしたプロパティ 7 0 7 には、不成立動作プロパティ 7 0 5 の中で静的検証がフェイルしたプロパティが記録される。そして、不成立動作プロパティ 7 0 5 がフェイルした状態とは、図 1 に示したユーザ未定義状態が D U T 7 0 6 内で存在することを意味する。即ち、ユーザが記述していない状態にも関わらず、D U T 7 0 6 でその状態が起こり得るため、ユーザ定義プロパティ 7 0 2 の不備、若しくは D U T 7 0 6 のバグである可能性を含む。

【 0 0 6 2 】

一方、パスしたプロパティ 7 0 8 には、不成立動作プロパティ 7 0 5 の中で静的検証がパスしたプロパティが記録される。そして、不成立動作プロパティ 7 0 5 がパスする状態とは、図 1 に示したユーザ未定義状態が D U T 内には存在しないことを意味する。即ち、元々仕様に記載されていたものではなく、そのような状態は本来あり得ない状態である。そのため、パスしたプロパティ 7 0 8 に記録されたプロパティは、ユーザ定義プロパティ 7 0 2 の不備ではない。しかし、その状態は起こり得ないという確認のために不成立動作プロパティの形のまま追加プロパティ 7 0 9 に記録する。

【 0 0 6 3 】

次に、比較モジュール 7 1 0 は、フェイルしたプロパティ 7 0 7 と仕様 7 0 1 とを比較し、ユーザ定義プロパティ 7 0 2 の不備のものなのか、或いは D U T 7 0 6 のバグによりフェイルしたものなのかを判定する。この比較の方法は、本発明に依存するものではないので、如何なる方法で実施してもかまわない。

【 0 0 6 4 】

プロパティ変換モジュール 7 1 1 は、フェイルしたプロパティ 7 0 7 の中でユーザ定義プロパティ 7 0 2 の不備だと分かったプロパティを、不成立動作から成立するプロパティに変換し、追加プロパティ 7 0 9 へ記録する。これは、不成立動作プロパティ 7 0 5 の、「ユーザ未定義の状態は起こり得ない」という形のままではプロパティと D U T 7 0 6 が矛盾するので、「ユーザ未定義の状態は起こる」というプロパティに変換する必要があるためである。

【 0 0 6 5 】

デバッグ 7 2 2 は、比較モジュール 7 1 0 により仕様 7 0 1 とフェイルしたプロパティ 7 0 7 とを比較した結果、D U T 7 0 6 のバグであると判定したプロパティに対して行う。ここでバグとは、仕様 7 0 1 と D U T 7 0 6 とが矛盾を起こしていることをいう。このデバッグの方法は、本発明に依存するものではないので、如何なる方法で実施してもかまわない。

【 0 0 6 6 】

図 8 は、静的検証を実施してユーザ定義プロパティの不備を追加する処理を示すフローチャートである。

【 0 0 6 7 】

まず、ステップ S 8 0 1 において、不成立動作プロパティ 7 0 5 からプロパティを一つずつ取り出し、ステップ S 8 0 2 において、ステップ S 8 0 1 で取り出したプロパティと D U T 7 0 6 とを用いて静的検証を実施する。この静的検証の実施方法については本発明に関するものではないので、言及しないこととする。

【 0 0 6 8 】

次に、ステップ S 8 0 3 において、ステップ S 8 0 2 で実施した静的検証の結果を判定する。ここで、静的検証がパスした場合はステップ S 8 0 7 へ進み、フェイルした場合はステップ S 8 0 4 へ進む。

【 0 0 6 9 】

このステップ S 8 0 4 では、不成立動作プロパティ 7 0 5 を成立動作プロパティに変換する。図 6 を用いて変換の一例を示す。プロパティ 6 0 1 が、ステップ S 8 0 3 において「静的検証がフェイルした」と報告されたならば、

10

20

30

40

50

「forever(!(100 < A $2^{3^2}-1$))」

は成立しない、つまり、

「100 < A $2^{3^2}-1$ 」... P 1

が D U T 7 0 6 内で起こってしまっていることになる。

【0070】

よって、追加プロパティ 709 へ上記プロパティ P 1 を記録すべきである。そのため、一度不成立動作に変換したプロパティを成立する形に変換する。ここでは、変換の方法を唯単純に「forever」と「!」を取り外すこととしたが、変換の方法は本発明に依存しないので、如何なる方法で変換されてもかまわない。

【0071】

次に、ステップ S 805 において、ステップ S 804 で変換したプロパティ P 1 を仕様 701 と比較する。なぜならば、ステップ S 803 において静的検証がフェイルする原因としては単なるプロパティの漏れだけではなく、D U T 706 のバグにより本来起こってはいけない現象が起こっている可能性があるためである。D U T 706 のバグを見逃さないためにも、ここで一度仕様 701 と比較する必要がある。比較の方法は、如何なる方法でもかまわない。

【0072】

そして、ステップ S 806 において、ステップ S 805 で比較した結果、仕様 701 とプロパティが一致したか否かを判定する。一致したならばステップ S 807 へ進み、一致しないならばステップ S 809 へ進む。

【0073】

このステップ S 807 では、ステップ S 803 で静的検証の結果パスしたプロパティであれば、不成立動作のままのプロパティを、ステップ S 806 でプロパティが仕様 701 と一致していたならば、ステップ S 804 で変換したプロパティを、ステップ S 806 で D U T 706 のバグが発覚し、D U T 706 を直した後ならばステップ S 804 で変換したプロパティを追加プロパティ 709 として記録すればよい。

【0074】

例えば、ステップ S 803 でパスしたならばプロパティ P 1 を、それ以外の場合はプロパティ 601 を追加する。

【0075】

次に、ステップ S 808 において、不成立動作プロパティ 705 に残りがあるか否かを判定する。残りがあった場合はステップ S 801 へ、残りが無い場合はこの処理を終了とする。

【0076】

また、ステップ S 809 では、ステップ S 805 で比較した結果、ステップ S 804 で生成したプロパティが仕様 701 と一致しなかったことが分かったので、仕様 701 とプロパティの情報に基づいて D U T 706 のバグを取り除く。

【0077】

次に、ステップ S 810 において、ステップ S 808 で正しくバグを取り除いたことを確認するために、デバッグを実施した D U T 706 とステップ S 804 で生成したプロパティを使用して静的検証を実施する。このとき、ステップ S 805 において、プロパティと仕様 701 とは既に比較しているため、ここで静的検証に用いられるプロパティは必ず正しいとしてよい。

【0078】

そして、ステップ S 811 において、ステップ S 810 の結果を判定する。ステップ S 810 の静的検証の結果がパスしたならばステップ S 807 へ進み、ここで使用したプロパティを追加プロパティ 709 として記録する。フェイルしたならばステップ S 809 に戻り、同プロパティを使用して D U T 706 のバグがなくなり静的検証がパスするまで、ステップ S 809 からステップ S 811 までの処理を繰り返す。

【0079】

10

20

30

40

50

以上説明したように、本実施形態によれば、全事象リスト及び不成立動作プロパティを生成することにより、静的検証における網羅率を客観的に判断することが可能となり、従来困難であった静的検証の網羅検証が可能となる。

【0080】

また、静的検証の網羅性を客観的に判断できるので、従来レビューにかかっていた時間が不要となり、検証工数の削減を図ることが可能となる。加えて、静的検証の網羅検証が可能になることにより、静的検証と動的シミュレーションの検証すべき機能を切り分けることが可能となり、検証工数の削減を図ることが可能になる。

【0081】

尚、上述した各モジュールは、一般的なコンピュータによって実施されても良く、また専用の機器によって実施されても良い。

10

【0082】

本発明は複数の機器（例えば、ホストコンピュータ、インターフェース機器、リーダー、プリンタなど）から構成されるシステムに適用しても、1つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用しても良い。

【0083】

また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記録媒体を、システム或いは装置に供給し、そのシステム或いは装置のコンピュータ（CPU若しくはMPU）が記録媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。

20

【0084】

この場合、記録媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記録媒体は本発明を構成することになる。

【0085】

このプログラムコードを供給するための記録媒体としては、例えばフロッピー（登録商標）ディスク、ハードディスク、光ディスク、光磁気ディスク、CD-ROM、CD-R、磁気テープ、不揮発性のメモリカード、ROMなどを用いることができる。

【0086】

また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているOS（オペレーティングシステム）などが実際の処理の一部又は全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

30

【0087】

更に、記録媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張ボードや機能拡張ユニットに備わるCPUなどが実際の処理の一部又は全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

40

【図面の簡単な説明】

【0088】

【図1】本実施形態における静的検証に用いる不成立動作プロパティの生成手順を示す図である。

【図2】本実施形態における事象リスト生成モジュール110が生成する全事象リストの一例を示す図である。

【図3】本実施形態における抽出モジュール111の処理を示すフローチャートである。

【図4】ユーザ定義プロパティ、ユーザ未定義状態及び比較後の全事象リストの一例を示す図である。

【図5】不成立動作プロパティ変換モジュール112の処理を示すフローチャートである

50

。

【図6】ユーザ未定義状態420が常に成立しない不成立動作プロパティの一例を示す図である。

【図7】不成立動作プロパティを用いて静的検証を実施し、追加プロパティを生成する手順を示す図である。

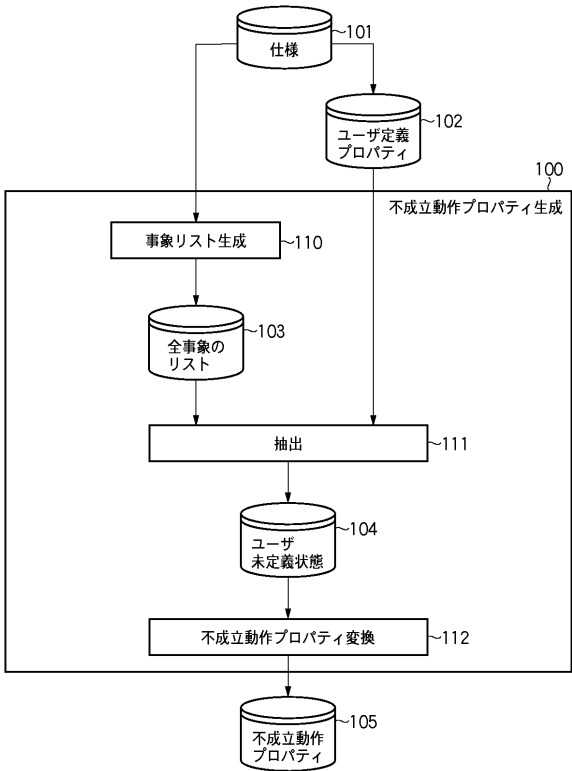
【図8】静的検証を実施してユーザ定義プロパティの不備を追加する処理を示すフローチャートである。

【符号の説明】

【0089】

100	不成立動作プロパティ生成モジュール	10
101	仕様	
102	ユーザ定義プロパティ	
103	全事象のリスト	
104	ユーザ未定義状態	
105	不成立動作プロパティ	
110	事象リスト生成モジュール	
111	抽出モジュール	
112	不成立動作プロパティ変換モジュール	
201	仕様書	
202	全事象リスト	20
400	ユーザ定義プロパティ	
420	ユーザ未定義状態	
430	全事象リスト	
600	不成立動作プロパティ	
701	仕様	
702	ユーザ定義プロパティ	
705	不成立動作プロパティ	
706	DUT	
707	フェイルしたプロパティ	
708	パスしたプロパティ	30
709	追加プロパティ	
710	比較モジュール	
711	プロパティ変換モジュール	
720	不成立動作プロパティ生成モジュール	
721	静的検証実施モジュール	
722	デバッグ	

【図 1】

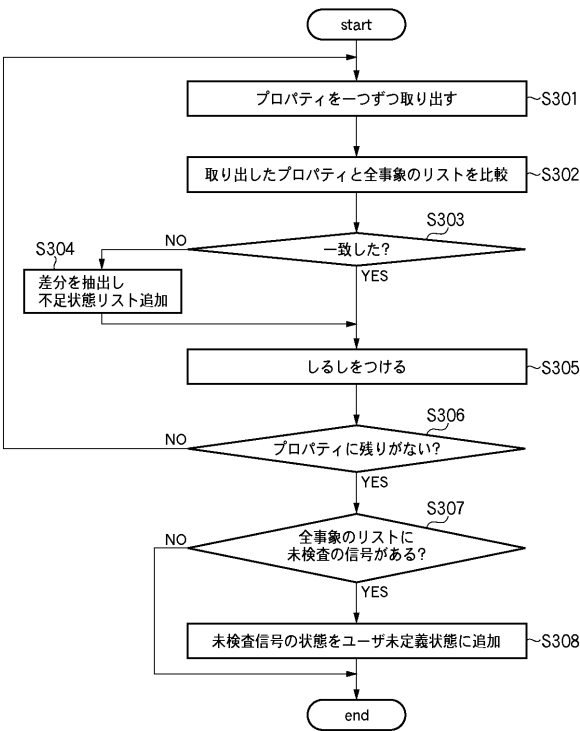


【図 2】

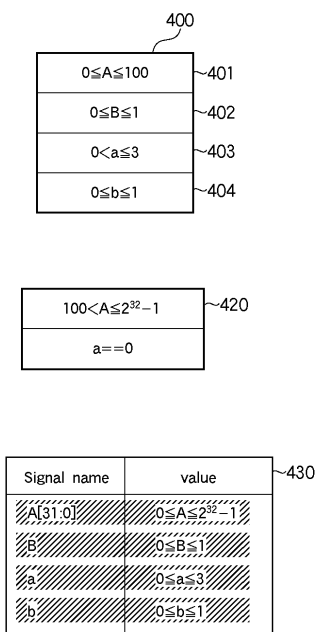
Signal name	type	value
A[31:0]	input	$0 \leq A \leq 2^{32}-1$
B	input	$0 \leq B \leq 1$
a	signal	$0 \leq a \leq 3$
b	signal	$0 \leq b \leq 1$
C	output	.
D	output	.
E	output	.

Signal name	value
A[31:0]	$0 \leq A \leq 2^{32}-1$
B	$0 \leq B \leq 1$
a	$0 \leq a \leq 3$
b	$0 \leq b \leq 1$

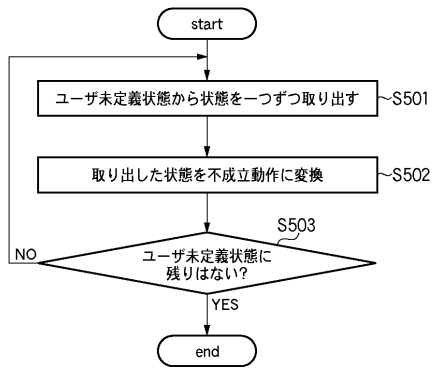
【図 3】



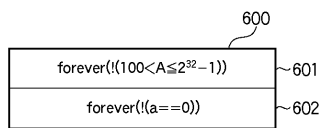
【図 4】



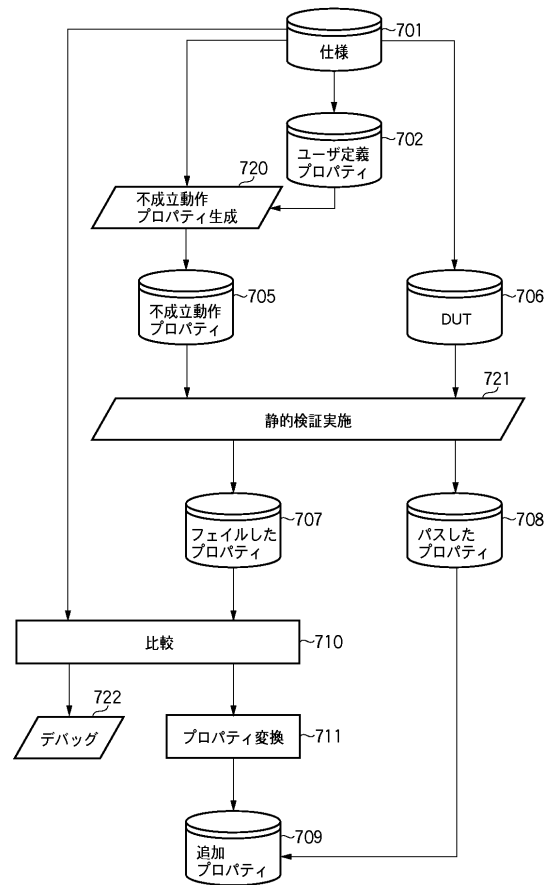
【図 5】



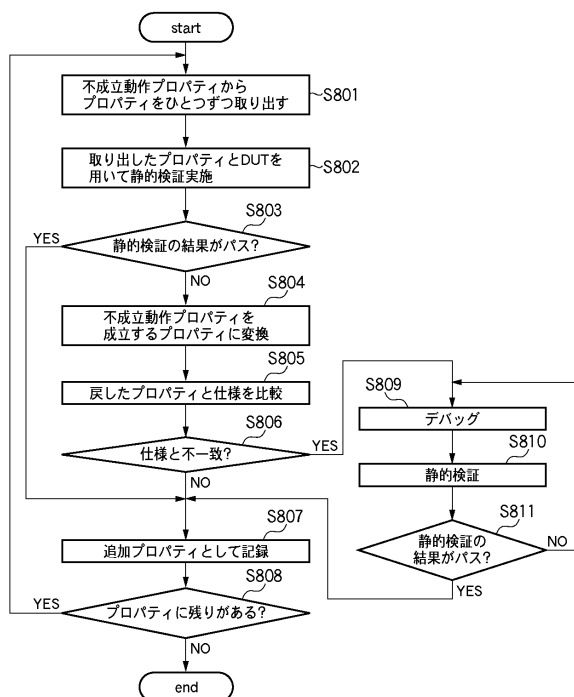
【図 6】



【図 7】



【図 8】



フロントページの続き

審査官 平野 崇

(56)参考文献 特開2001-318959(JP,A)
特開平11-085828(JP,A)
特開2000-181939(JP,A)

(58)調査した分野(Int.Cl., DB名)
G06F 17/50
Cinii
JSTPlus(JDreamII)