

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第2部門第4区分

【発行日】平成17年4月28日(2005.4.28)

【公開番号】特開2004-155116(P2004-155116A)

【公開日】平成16年6月3日(2004.6.3)

【年通号数】公開・登録公報2004-021

【出願番号】特願2002-324301(P2002-324301)

【国際特許分類第7版】

B 2 9 C 45/76

【F I】

B 2 9 C 45/76

【手続補正書】

【提出日】平成16年6月16日(2004.6.16)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0 0 3 5

【補正方法】変更

【補正の内容】

【0 0 3 5】

プロセスコントローラ111は、CPU203および入力部204と出力部202と記憶部206によって構成される。CPU203は、演算部205と制御部207とタイマ208を含む。演算部205は、記憶部206から制御プログラムや成形条件等の各種情報に関するデータを取り出して、射出成形機101の動作および周辺機器201の動作を制御し、射出成形による成形品の連続生産を実行し、射出成形機101による射出成形の稼働・運転を継続する。また記憶部206には、少なくとも、各種の動作のための制御プログラム206A、成形条件のデータ206B、成形品情報のデータ206C、射出成形機101の状態に関するデータ206D、稼働情報に関するデータ206E、操作・表示装置112の表示を制御する表示プログラム206Fが記憶されている。なお、表示プログラム206Fによって行われた処理結果が出力部202を介して、上位コンピュータ110に送信されるようにしてもよい。この場合、上位コンピュータ110は受信した処理結果に応じて表示部110aに、射出成形機101の操作・表示装置112と同じ画面を表示させる。