

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 2 部門第 4 区分
【発行日】平成 17 年 4 月 28 日 (2005.4.28)

【公開番号】特開 2004-155116 (P2004-155116A)
【公開日】平成 16 年 6 月 3 日 (2004.6.3)
【年通号数】公開・登録公報 2004-021
【出願番号】特願 2002-324301 (P2002-324301)
【国際特許分類第 7 版】
B 2 9 C 45/76
【F I】
B 2 9 C 45/76

【手続補正書】
【提出日】平成 16 年 6 月 16 日 (2004.6.16)
【手続補正 1】
【補正対象書類名】明細書
【補正対象項目名】0035
【補正方法】変更
【補正の内容】
【0035】

プロセスコントローラ 111 は、CPU 203 および入力部 204 と出力部 202 と記憶部 206 によって構成される。CPU 203 は、演算部 205 と制御部 207 とタイマ 208 を含む。演算部 205 は、記憶部 206 から制御プログラムや成形条件等の各種情報に関するデータを取り出して、射出成形機 101 の動作および周辺機器 201 の動作を制御し、射出成形による成形品の連続生産を実行し、射出成形機 101 による射出成形の稼働・運転を継続する。また記憶部 206 には、少なくとも、各種の動作のための制御プログラム 206A、成形条件のデータ 206B、成形品情報のデータ 206C、射出成形機 101 の状態に関するデータ 206D、稼働情報に関するデータ 206E、操作・表示装置 112 の表示を制御する表示プログラム 206F が記憶されている。なお、表示プログラム 206F によって行われた処理結果が出力部 202 を介して、上位コンピュータ 110 に送信されるようにしてもよい。この場合、上位コンピュータ 110 は受信した処理結果に応じて表示部 110a に、射出成形機 101 の操作・表示装置 112 と同じ画面を表示させる。