

【公報種別】特許法第17条の2の規定による補正の掲載  
 【部門区分】第6部門第3区分  
 【発行日】平成17年3月17日(2005.3.17)

【公開番号】特開2002-244933(P2002-244933A)

【公開日】平成14年8月30日(2002.8.30)

【出願番号】特願2001-377503(P2001-377503)

【国際特許分類第7版】

G 06 F 12/16

G 06 F 11/10

【F I】

G 06 F 12/16 320B

G 06 F 12/16 320L

G 06 F 11/10 310B

【手続補正書】

【提出日】平成16年4月13日(2004.4.13)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

チェックサムを動的に移動させるシステムであって、

第1のメモリシステムに対してデータの記憶および取得を行なうための第1のメモリコントローラを有する第1のメモリシステムであって、チェックサムインジケータに関する第1のメモリ位置を有し、前記チェックサムインジケータがチェックサムメモリ位置を含む他のメモリシステムを識別し、前記チェックサムメモリ位置が前記第1のメモリ位置に記憶されているデータ値に関するチェックサムを記憶している、第1のメモリシステムと、第2のメモリシステムに対してデータの記憶および取得を行なうための第2のメモリコントローラを有する第2のメモリシステムと、

前記チェックサムを前記チェックサムメモリ位置から前記第2のメモリシステム内の宛先メモリ位置へ移動させるように構成され、前記チェックサムインジケータが前記他のメモリシステムに換えて前記第2のメモリシステムを識別するように前記チェックサムインジケータを更新するように更に構成され、前記チェックサムを前記宛先メモリ位置へ移動させた後、前記チェックサムメモリ位置からデータ値を取得し、前記チェックサムメモリ位置から取得したデータ値で前記チェックサムを更新するように更に構成された、システムマネージャと、

からなるシステム。

【請求項2】

チェックサムを動的に移動させるシステムであって、

複数のメモリシステムがそれぞれ、メモリユニットと、該メモリユニットに対してデータの記憶および取得を行なうためのメモリコントローラとを有し、前記メモリシステムがそれぞれ、特定のメモリユニットオフセット値に関連するとともに複数のチェックサムインジケータのうちの1つに関連するメモリ位置を有し、前記チェックサムインジケータがそれぞれ、前記特定のメモリユニットオフセット値に関連するチェックサムメモリ位置にチェックサムを記憶しているメモリシステムを識別するように構成された、複数のメモリシステムと、

前記チェックサムメモリ位置から前記特定のメモリユニットオフセット値に関連する宛先

メモリ位置へチェックサムを移動させるように構成され、前記チェックサムインジケータがそれぞれ前記宛先メモリ位置の前記メモリシステムを識別するように前記チェックサムインジケータをそれぞれ更新するように更に構成され、前記チェックサムインジケータをそれぞれ更新した後、前記宛先メモリ位置に記憶された前記チェックサムを前記チェックサムメモリ位置から取得したデータ値で更新するように更に構成された、システムマネージャと、

からなるシステム。

【請求項 3】

チェックサムを動的に移動させる方法であって、

複数のメモリシステムを設けるステップと、

前記メモリシステムのうちの1つのメモリシステムのあるメモリ位置にデータ値を記憶するステップと、

前記メモリシステムのうちの他のメモリシステムの他のメモリ位置にチェックサムを保持するステップと、

前記1つのメモリシステムの前記メモリ位置に関連するとともに前記他のメモリシステムを識別するチェックサムインジケータを保持するステップと、

前記記憶するステップに応答して前記チェックサムインジケータを分析するステップと、前記記憶するステップに応答し、前記分析するステップに基づいて、前記チェックサムを更新するステップと、

前記チェックサムを宛先メモリ位置に記憶するステップと、

前記チェックサムインジケータが前記宛先メモリ位置のメモリシステムを識別するように前記チェックサムインジケータを更新するステップと、

前記宛先メモリ位置に記憶された前記チェックサムを前記他のメモリシステムの前記他のメモリ位置から取得したデータ値で更新するステップと、

からなる方法。