

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4777434号  
(P4777434)

(45) 発行日 平成23年9月21日(2011.9.21)

(24) 登録日 平成23年7月8日(2011.7.8)

(51) Int.Cl.		F I			
HO4W 68/00	(2009.01)	HO4Q	7/00	520	
HO4W 28/06	(2009.01)	HO4Q	7/00	265	

請求項の数 15 (全 16 頁)

(21) 出願番号	特願2008-538002 (P2008-538002)	(73) 特許権者	595020643
(86) (22) 出願日	平成18年10月27日(2006.10.27)		クアルコム・インコーポレイテッド
(65) 公表番号	特表2009-514394 (P2009-514394A)		QUALCOMM INCORPORATED
(43) 公表日	平成21年4月2日(2009.4.2)		ED
(86) 国際出願番号	PCT/US2006/042028		アメリカ合衆国、カリフォルニア州 92
(87) 国際公開番号	W02007/050912		121-1714、サン・ディエゴ、モア
(87) 国際公開日	平成19年5月3日(2007.5.3)		ハウス・ドライブ 5775
審査請求日	平成20年6月30日(2008.6.30)	(74) 代理人	100110423
(31) 優先権主張番号	60/731, 126		弁理士 曾我 道治
(32) 優先日	平成17年10月27日(2005.10.27)	(74) 代理人	100084010
(33) 優先権主張国	米国 (US)		弁理士 古川 秀利
		(74) 代理人	100094695
			弁理士 鈴木 憲七
		(74) 代理人	100111648
			弁理士 梶並 順

最終頁に続く

(54) 【発明の名称】 無線通信システムにおいてFastRepage属性を使用して構成属性を更新する方法及び装置

(57) 【特許請求の範囲】

【請求項1】

無線通信システムにおいて構成属性を更新する方法であって、  
FastRepage属性を生成することであって、  
前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除く前記FastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、

8ビットのAttributeIDフィールド、

「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールド

を含む、生成することと、

通信リンクを介して前記FastRepage属性を送信することと  
を特徴とする、方法。

【請求項2】

奇数値を含まないような前記FastRepageIntervalを生成することを特徴とする、請求項1に記載の方法。

【請求項3】

10

20

ミスされた呼び出しのそれぞれに対して高速再呼出を1回実行することを特徴とする、請求項1に記載の方法。

【請求項4】

記憶されている命令を含むコンピュータ可読媒体であって、FastRepage属性を生成するための第1の命令のセットであって、前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除く前記FastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、

8ビットのAttributeIDフィールド、

「0×01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールド

を含む、生成するための第1の命令のセットと、

通信リンクを介して前記FastRepage属性を送信するための第2の命令のセットとを特徴とする、コンピュータ可読媒体。

【請求項5】

奇数値を含まないような前記FastRepageIntervalを生成するための第3の命令のセットを特徴とする、請求項4に記載のコンピュータ可読媒体。

【請求項6】

ミスされた呼び出しのそれぞれに対して高速再呼出を1回実行するための第4の命令のセットを特徴とする、請求項4に記載のコンピュータ可読媒体。

【請求項7】

無線通信システムにおいて動作可能な装置であって、

FastRepage属性を生成する手段であって、

前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除く前記FastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、

8ビットのAttributeIDフィールド、

「0×01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールド

を含む、生成する手段と、

通信リンクを介して前記FastRepage属性を送信する手段とを特徴とする、装置。

【請求項8】

奇数値を含まないような前記FastRepageIntervalを生成する手段を有することを特徴とする、請求項7に記載の装置。

【請求項9】

ミスされた呼び出しのそれぞれに対して高速再呼出を1回実行する手段を有することを特徴とする、請求項7に記載の装置。

【請求項10】

無線通信システムにおいて構成属性を更新する方法であって、

FastRepage属性を受信することであって、

前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除くオクテット単位での前記FastRepage属性の長さの値として解釈される、8ビットのLengthフィール

10

20

30

40

50

ド、

8ビットのAttributeIDフィールド、  
値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールド

を含む、受信することと、  
前記FastRepage属性を処理することと  
を特徴とする、方法。

10

【請求項11】

前記FastRepageIntervalを解釈することであって、前記FastRepageIntervalが奇数値を含まないことを判断する、解釈することとを特徴とする、請求項10に記載の方法。

【請求項12】

記憶されている命令を含むコンピュータ可読媒体であって、  
FastRepage属性を受信するための第1の命令のセットであって、  
前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除くオクテット単位での前記FastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、

20

8ビットのAttributeIDフィールド、  
値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールド

を含む、受信するための第1の命令のセットと、  
前記FastRepage属性を処理するための第2の命令のセットと  
を特徴とする、コンピュータ可読媒体。

【請求項13】

前記FastRepageIntervalを解釈するための第3の命令のセットであって、前記FastRepageIntervalが奇数値を含まないことを判断する、第3の命令のセットを特徴とする、請求項12に記載のコンピュータ可読媒体。

30

【請求項14】

無線通信システムにおいて動作可能な装置であって、  
FastRepage属性を受信する手段であって、  
前記FastRepage属性は、

8ビットのLengthフィールドであって、前記Lengthフィールドの長さを除くオクテット単位での前記FastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、

40

8ビットのAttributeIDフィールド、  
値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及び

アクセスネットワークが呼び出しに対する応答を受信しない場合に前記アクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールド

を含む、受信する手段と、  
前記受信されたFastRepage属性を処理する手段と  
を特徴とする、装置。

【請求項15】

50

前記FastRepageIntervalを解釈する手段であって、前記FastRepageIntervalが奇数値を含まないことを判断する、解釈する手段を有することを特徴とする、請求項14に記載の装置。

【発明の詳細な説明】

【技術分野】

【0001】

[米国特許法第119条に基づく優先権の主張]

本特許出願は、2005年10月27日に出願され、本願の譲受人に譲渡された「METHODS AND APPARATUS FOR PROVIDING MOBILE BROADBAND WIRELESS LOWER MAC」と題する米国仮特許出願第60/731126号明細書の優先権を主張し、これを明示的に参照により本明細書に援用する。

10

【0002】

[背景]

・分野

本開示は、包括的には無線通信に関し、特に、FastRepage(高速再呼出)属性を伝送することによって構成属性を更新する方法及び装置に関する。

【0003】

・背景

無線通信システムは広く普及した手段になっており、無線通信システムによって世界中の大多数の人々が通信するようになってきている。無線通信装置は、消費者のニーズを満たし、可搬性及び利便性を向上させるために、より小型且つより強力になっている。携帯電話のような移動装置の処理能力の増大は、無線ネットワーク伝送システムに対する需要の増大に繋がっている。通常、このようなシステムは、そのシステムを介して通信するセルラ装置ほど容易には更新されない。移動装置の能力が拡大するにつれて、無線装置の新規の能力及び改良された能力の十分な利用を促進するように旧式の無線ネットワークシステムを維持することが難しくなる可能性がある。

20

【0004】

無線通信システムは、一般に、様々な手法を利用して、チャネルの形で伝送リソースを生成する。これらのシステムは、符号分割多重(CDM)システム、周波数分割多重(FDM)システム、及び時分割多重(TDM)システムであり得る。FDMの一般的に利用される一変形は、システム帯域幅全体を複数の直交サブキャリアに効率的に分割する直交周波数分割多重(OFDM)である。これらのサブキャリアはトーン、ビン、あるいは周波数チャネルとも呼ばれ得る。各サブキャリアを変調してデータをのせることができる。時分割ベースの技法では、各サブキャリアは連続するタイムスライス又はタイムスロットの部分を含むことができる。各ユーザには、規定のバースト期間又はフレーム中に情報を送受信するために、タイムスロットとサブキャリアとの組み合わせを1つ又は複数提供することができる。ホッピング方式は、一般的にはシンボルレートホッピング方式またはブロックホッピング方式である。

30

【0005】

符号分割ベースの技法は、通常、ある範囲内の任意の時間に利用可能ないくつかの周波数を介してデータを伝送する。一般に、データはデジタル化され、利用可能な帯域幅にわたって拡散し、複数のユーザをチャネルに重ね、各ユーザに一意のシーケンスコードを割り当てることができる。これらのユーザは、同一の広帯域スペクトルチャネルにおいて伝送することができ、各ユーザの信号は、それぞれ固有の拡散コードによって帯域幅全体にわたって拡散する。この技法は共有を規定することができ、これによって1人又は複数のユーザが同時に送受信を行うことができる。このような共有はスペクトル拡散デジタル変調を通じて実現することができ、ユーザのビットストリームは符号化され、擬似ランダムに非常に広いチャネルにわたって拡散する。受信機は、関連する一意のシーケンスコードを認識し、ランダム化を取り消して、特定のユーザのビットをコヒーレントに収集するように設計される。

40

50

## 【 0 0 0 6 】

一般的な無線通信ネットワーク（例えば、周波数分割技法、時分割技法、及び／又は符号分割技法を利用するもの）は、カバレッジ領域を提供する1つ又は複数の基地局と、そのカバレッジ領域内でデータを送受信することができる1つ又は複数の移動端末（例えば無線端末）とを含む。一般的な基地局は、ブロードキャストサービス、マルチキャストサービス、及び／又はユニキャストサービスに向けて複数のデータストリームを同時に伝送することができ、データストリームは、移動端末が独立して受信することを意図するデータのストリームであることができる。その基地局のカバレッジ領域内の移動端末は、基地局から送信される1つのデータストリーム、1つ以上のデータストリーム、又はすべてのデータストリームの受信に関心をもつことができる。同様に、移動端末は、データを基地局又は別の移動端末に送信することができる。これらのシステムでは、帯域幅及び他のシステムリソースが、スケジューラを利用して割り当てられる。

10

## 【 0 0 0 7 】

本明細書において開示する信号、信号フォーマット、信号交換、方法、プロセス、及び技法は、既知の手法よりも優れたいくつかの利点を提供する。これらには、例えば、シグナリングオーバーヘッドの低減、システムスループットの向上、シグナリング柔軟性の増大、情報処理の低減、伝送帯域幅の低減、ビット処理の低減、ロバスト性の増大、効率の向上、及び伝送パワーの低減が含まれる。

## 【 0 0 0 8 】

## 〔 概要 〕

以下に、1つ又は複数の実施形態の簡略化した概要を提示して、このような実施形態の基本的な理解を提供する。この概要は、意図されるすべての実施形態の広範囲に渡る全体像ではない。また、この概要は、すべての実施形態のキーとなる要素又は重要な要素を特定することを意図するものでもなければ、いずれかの又はすべての実施形態の範囲の限定を意図するものでもない。その唯一の目的は、1つ又は複数の実施形態のいくつかの概念を簡略化した形で、後述するより詳細な説明への前置きとして提示することである。

20

## 【 0 0 0 9 】

一実施形態によれば、FastRepage属性を送信する方法であって、FastRepage属性を生成することであって、FastRepage属性は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを有する、生成することと、通信リンクを介してFastRepage属性を送信することを含む、方法が提供される。

30

## 【 0 0 1 0 】

別の実施形態によれば、コンピュータ可読媒体であって、FastRepage属性を生成するための第1の命令のセットであって、FastRepage属性は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを含む、生成するための第1の命令のセットと、通信リンクを介してFastRepage属性を送信するための第2の命令のセットとを有する、コンピュータ可読媒体が記載される。

40

## 【 0 0 1 1 】

さらに別の実施形態によれば、FastRepage属性を生成する手段であって、FastRepage属性は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRe

50

page属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを含む、生成する手段と、通信リンクを介してFastRepage属性を送信する手段とを備える、装置が記載される。

【0012】

さらに別の実施形態によれば、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含む、FastRepage属性を受信すると共に、受信されたFastRepage属性を処理する方法が提供される。

10

【0013】

別の実施形態によれば、コンピュータ可読媒体であって、FastRepage属性を受信するための第1の命令のセットであって、FastRepage属性は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含む、受信するための第1の命令のセットと、FastRepage属性を処理するための第2の命令のセットとを有する、コンピュータ可読媒体が記載される。

20

【0014】

さらに別の実施形態によれば、FastRepage属性を受信する手段であって、FastRepage属性は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含む、受信する手段と、受信されたFastRepage属性を処理する手段とを備える装置が記載される。

30

【0015】

上記の目的及び関連する目的の実現のために、本願の1つ又は複数の実施形態は、以下において完全に説明され、とくに特許請求の範囲において指摘される特徴を含む。以下の説明及び添付の図面は、本願の1つ又は複数の実施形態のうちの例示的な実施形態を詳細に説明する。しかし、これらの実施形態は、さまざまな実施形態の原理を利用することができる各種方法のうちの少数を示すにすぎず、説明する実施形態は、このような実施形態及びそれらの均等物をすべて包含することを意図する。

40

【0016】

[ 詳細な説明 ]

これより、図面を参照してさまざまな実施形態を説明する。図面において、同様の参照符号は全体を通じて同様の要素を指すために使用される。以下の記載では、1つ又は複数の実施形態の完全な理解を提供するために、説明を目的として、多くの特定の詳細が述べられる。しかしながら、このような特定の詳細なしでこのような実施形態（複数可）を実施することができることは明らかである。他の場合では、周知である構造及び装置は、1

50

つ又は複数の実施形態の説明を容易にするためにブロック図の形で示される。

【 0 0 1 7 】

図 1 を参照すると、一実施形態による多重接続無線通信システムが示されている。多重接続無線通信システム 1 0 0 は複数のセルを含み、例えばセル 1 0 2、1 0 4、及び 1 0 6 を含む。図 1 の実施形態では、各セル 1 0 2、1 0 4、及び 1 0 6 は、複数のセクタを含むアクセスポイント 1 5 0 を含むことができる。複数のセクタは複数のアンテナ群によって形成される。アンテナ群のそれぞれは、セルの一部分においてアクセス端末との通信を担う。セル 1 0 2 では、アンテナ群 1 1 2、1 1 4、及び 1 1 6 はそれぞれ異なるセクタに対応する。セル 1 0 4 では、アンテナ群 1 1 8、1 2 0、及び 1 2 2 はそれぞれ異なるセクタに対応する。セル 1 0 6 では、アンテナ群 1 2 4、1 2 6、及び 1 2 8 はそれぞれ異なるセクタに対応する。

10

【 0 0 1 8 】

各セルは、各アクセスポイントの 1 つ又は複数のセクタと通信するいくつかのアクセス端末を含む。例えば、アクセス端末 1 3 0 及び 1 3 2 は基地 1 4 2 と通信し、アクセス端末 1 3 4 及び 1 3 6 はアクセスポイント 1 4 4 と通信し、アクセス端末 1 3 8 及び 1 4 0 はアクセスポイント 1 4 6 と通信する。

【 0 0 1 9 】

コントローラ 1 3 0 はセル 1 0 2、1 0 4、及び 1 0 6 のそれぞれに結合される。コントローラ 1 3 0 は、複数のネットワークへの 1 つまたは複数の接続を含むことができる。この複数のネットワークは、例えばインターネット、他のパケットベースのネットワーク、又は回線交換音声ネットワークであり、多重接続無線通信システム 1 0 0 のセルと通信するアクセス端末に情報を提供すると共に、アクセス端末から情報が提供されるものである。コントローラ 1 3 0 は、アクセス端末からの送信及びアクセス端末への送信をスケジュールするスケジューラを含むか、又はこのようなスケジューラに結合される。他の実施形態では、スケジューラは、個々のセル内にあってもよく、セルの各セクタ内にあってもよく、又はこれらの組み合わせであってもよい。

20

【 0 0 2 0 】

本明細書において使用される場合、アクセスポイントは、端末との通信に使用される固定局とすることができる。アクセスポイントは、基地局、ノード B、又は他の何らかの用語で呼ばれる場合があり、またこれらの機能のうちいくつか又はすべてを含んでもよい。アクセス端末は、ユーザ機器 (UE)、無線通信装置、端末、移動局、又は他の何らかの用語で呼ばれる場合があり、またこれらの機能のうちいくつか又はすべてを含んでもよい。

30

【 0 0 2 1 】

図 1 は物理的なセクタ、すなわち、異なるセクタについて異なるアンテナ群を有するセクタを示すが、他の手法を利用してよいことに留意されたい。例えば、周波数空間においてセルの異なる領域をそれぞれカバーする複数の固定「ビーム」を利用することを、物理的なセクタに代えて、又はこれと組み合わせて利用してもよい。このような手法は、「Adaptive Sectorization in Cellular System」と題する同時係属中の米国特許出願第 1 1 / 2 6 0 8 9 5 号明細書に図示され開示されている。

【 0 0 2 2 】

図 2 を参照すると、MIMO システム 2 0 0 内の送信機システム 2 1 0 及び受信機システム 2 5 0 の一実施形態のブロック図が示されている。送信機システム 2 1 0 において、データソース 2 1 2 から送信 (TX) データプロセッサ 2 1 4 へ、多数のデータストリームに対するトラフィックデータが提供される。一実施形態では、各データストリームは、それぞれの送信アンテナを経由して送信される。TX データプロセッサ 2 1 4 は、各データストリームに対して選択された特定の符号化スキームに基づいて、データストリームに対するトラフィックデータをフォーマットし、符号化し、インターリーブして、符号化されたデータを提供する。

40

【 0 0 2 3 】

各データストリームに対して符号化されたデータは、OFDM 又は他の直交化技法若し

50

くは非直交化技法を使用して、パイロットデータと多重化することができる。パイロットデータは通常、既知の方法で処理される既知のデータパターンであり、チャンネル応答を推定するために受信機システムにおいて使用することができる。各データストリームに対して多重化されたパイロットデータ及び符号化されたデータは、その後、そのデータストリームに対して選択された1つ又は複数の特定の変調スキーム（例えば、BPSK, QSPK, M-PSK, 又はM-QAM）に基づいて変調されて（すなわち、シンボルマッピングされて）、変調シンボルを提供する。各データストリームに対するデータレート、符号化、及び変調は、プロセッサ230によって提供され実施される命令によってすることができる。送信機システム210及び受信機システム250は結合されて、送受信機として機能することができる。

10

**【0024】**

その後、全てのデータストリームに対する変調シンボルが、TXプロセッサ220に提供される。TXプロセッサ220は、（例えば、OFDMに対して）変調シンボルをさらに処理することができる。TXプロセッサ220は、その後、 $N_T$ 個の変調シンボルストリームを $N_T$ 個の送信機（TMTR）222a~222tに提供する。各送信機222は、それぞれ1つのシンボルストリームを受信し、処理して、1つ又は複数のアナログ信号を提供し、アナログ信号をさらに調整して（例えば、増幅、フィルタリング、及びアップコンバート）、MIMOチャネル経由の送信に適した変調信号を提供する。送信機222a~222tからの $N_T$ 個の変調信号は、その後、それぞれ $N_T$ 個のアンテナ224a~224tから送信される。

20

**【0025】**

受信機システム250において、送信された変調信号は、 $N_R$ 個のアンテナ252a~252rによって受信され、各アンテナ252から受信された信号は、それぞれの受信機（RCVR）254に提供される。各受信機254は、それぞれの受信された信号を調整し（例えば、フィルタリング、増幅、及びダウンコンバート）、調整された信号をデジタル化してサンプルを提供し、サンプルをさらに処理して、対応する「受信された」シンボルストリームを提供する。

**【0026】**

RXデータプロセッサ260は、その後、特定の受信機処理技術に基づいて $N_R$ 個の受信機254からの $N_R$ 個の受信されたシンボルストリームを受信し、処理して、 $N_T$ 個の「検出された」シンボルストリームを提供する。RXデータプロセッサ260による処理は、以下にさらに詳細に述べられる。検出されたシンボルストリームのそれぞれは、対応するデータストリームに対して送信された変調シンボルの推定値であるシンボルを含む。RXデータプロセッサ260は、その後、検出されたシンボルストリームのそれぞれを復調し、デインターリーブし、復号して、そのデータストリームに対するトラフィックデータを回復する。RXデータプロセッサ218による処理は、送信機システム210においてTXプロセッサ220及びTXデータプロセッサ214によって実施されたものに対して補完的である。

30

**【0027】**

RXデータプロセッサ260は、同時に復調することができるサブキャリア数が、例えば512個のサブキャリア又は5MHzに制限される場合があり、このような受信機は単一のキャリア上でスケジューラされるべきである。この制限は、FFT範囲(FFT range)の関数であり得る。FFT範囲は、例えば、プロセッサ260が動作することができるサンプルレート、FFTに利用可能なメモリ、又は復調に利用可能な他の機能の関数であり得る。さらに、利用されるサブキャリアの数が多いほど、アクセス端末の費用は大きくなる。

40

**【0028】**

RXプロセッサ260によって生成されるチャンネル応答推定値を、受信機における空間処理、空間/時間処理の実施、電力レベルの調整、変調レート若しくは変調スキームの変更、又は他の動作のために使用することができる。RXプロセッサ260は、検出された

50



シンボルストリームの信号対雑音・干渉比 (SNR)、及び場合によっては他のチャネル特性をさらに推定することができ、これらの量をプロセッサ 270 に提供することができる。RX データプロセッサ 260 又はプロセッサ 270 は、システムに対する「オペレーティング」SNR の推定値をさらに導出することができる。プロセッサ 270 は、その後、チャネル状態情報 (CSI) を提供する。チャネル状態情報は、通信リンク及び/又は受信されたデータストリームに関する様々なタイプの情報を含むことができる。例えば、CSI は、オペレーティング SNR のみを含む場合がある。他の実施形態では、CSI は、チャネル品質指標 (CQI) を含んでもよく、これは、1 つ又は複数のチャネル状況を示す数値とすることができる。CSI は、その後、TX データプロセッサ 278 によって処理され、変調器 280 によって変調され、送信機 254 a ~ 254 r によって調整され、そして、送信機システム 210 へ返信される。

10

#### 【0029】

送信機システム 210 において、受信機システム 250 からの変調信号は、アンテナ 224 によって受信され、受信機 222 によって調整され、復調器 240 によって復調され、そして RX データプロセッサ 242 によって処理されて、受信機システムによって報告された CSI を回復する。報告された CSI は、その後、プロセッサ 230 に提供され、そして、(1) データストリームに対して使用されるべきデータレート、符号化スキーム、及び変調スキームを決定するために、及び、(2) TX データプロセッサ 214 及び TX プロセッサ 220 に対する様々な制御を生成するために使用される。代替的に、プロセッサ 270 は、CSI を利用して、送信用の変調スキーム及び/又は符号化レートを他の情報と共に決定することができる。次に、これを送信機に提供することができ、送信機は、受信機への後の送信を提供するために、この情報 (量子化されてもよい) を使用する。

20

#### 【0030】

プロセッサ 230 及び 270 は、それぞれ送信機システム及び受信機システムにおけるオペレーションを指示する。メモリ 232 及び 272 は、それぞれプロセッサ 230 及び 270 によって使用されるプログラムコード及びデータに対するストレージを提供する。

#### 【0031】

受信機において、様々な処理技法を使用して  $N_R$  個の受信された信号を処理し、 $N_T$  個の送信されたシンボルストリームを検出することができる。これらの受信機処理技法は、2 つの主なカテゴリー、すなわち (i) 空間的及び空間 - 時間受信機処理技法 (これは、イコライゼーション技法 (equalization techniques) と呼ばれる)、及び (ii) 「連続的なヌリング/イコライゼーション及び干渉除去 (successive nulling/equalization and interference cancellation)」受信機処理技法 (これは、「連続的な干渉除去」又は「連続的な除去」受信機処理技法とも呼ばれる) にグループ化される場合がある。

30

#### 【0032】

図 2 は MIMO システムを説明するが、同じシステムを、複数の送信アンテナ (例えば基地局の複数の送信アンテナ) が単一のアンテナ装置 (例えば移動局) に 1 つ又は複数のシンボルストリームを送信する、多入力単出力システムに適用することも可能である。また、単出力単入力アンテナシステムを、図 2 に関連して説明した様式と同じ様式で利用することが可能である。

40

#### 【0033】

本明細書で説明される送信技法は、様々な手段によって実施することができる。例えば、これらの技法は、ハードウェア、ファームウェア、ソフトウェア、又はこれらの組み合わせで実施することができる。ハードウェア実施に関して、送信機における処理ユニットは、1 つ又は複数の、特定用途向け集積回路 (ASIC)、デジタル信号プロセッサ (DSP)、デジタル信号処理装置 (DSPD)、プログラマブルロジックデバイス (PLD)、フィールドプログラマブルゲートアレイ (FPGA)、プロセッサ、コントローラ、マイクロコントローラ、マイクロプロセッサ、電子機器、本明細書で説明した機能を実行するために設計された他の電子ユニット、又はこれらの組み合わせ内に実装することができる。受信機における処理ユニットもまた、1 つ又は複数の ASIC、DSP、プロセッ

50

サ等の中に実装することができる。

【 0 0 3 4 】

ソフトウェア実施に関して、送信技法は、本明細書で説明された機能を実施するモジュール（例えば、プロシージャ、関数等）を使用して実施することができる。ソフトウェアコードは、メモリ（例えば、図 2 のメモリ 2 3 0、2 7 2 x 又は 2 7 0 y）内に記憶することができ、プロセッサ（例えば、プロセッサ 2 3 2、2 7 0 x 又は 2 7 0 y）によって実行することができる。メモリは、プロセッサ内に、若しくはプロセッサの外部に実装することができる。

【 0 0 3 5 】

本明細書において、チャンネルの概念は、アクセスポイント又はアクセス端末によって送信することができる情報又は伝送タイプを指すことに留意されたい。サブキャリア、時間期間、又はこのような伝送専用の他のリソースの、固定の又はあらかじめ定められたブロックは、必要ではないし利用もされない。

10

【 0 0 3 6 】

図 3 A 及び図 3 B を参照すると、多重接続無線通信システムのスーパーフレーム構造の実施形態が示されている。図 3 A は、周波数分割複信（FDD）多重接続無線通信システムのスーパーフレーム構造の実施形態を示し、図 3 B は、時分割複信（TDD）多重接続無線通信システムのスーパーフレーム構造の実施形態を示す。スーパーフレームプリアンブルは、各キャリアで別個に送信してもよく、又はそのセクタのすべてのキャリアに跨ってもよい。

20

【 0 0 3 7 】

図 3 A 及び図 3 B の両方において、順方向リンク送信はスーパーフレーム単位に分けられる。スーパーフレームは、スーパーフレームプリアンブルと、その後続く複数の連続するフレームとからなってもよい。FDD システムでは、逆方向リンクの伝送と順方向リンクの伝送とが異なる周波数帯域幅を占めることができるため、リンク上の伝送はいかなる周波数サブキャリア上でもオーバーラップしないか、又は大部分でオーバーラップしない。TDD システムでは、N 個の順方向リンクフレーム及び M 個の逆方向リンクフレームが、逆のタイプのフレームの伝送が可能になる前にいくつの連続する順方向リンクフレーム及び逆方向リンクフレームを継続して送信することができるかを規定する。N 及び M の数は、1 つのスーパーフレーム内で、又はスーパーフレーム間で異なり得ることに留意されたい。

30

【 0 0 3 8 】

FDD 及び TDD の両システムにおいて、各スーパーフレームはスーパーフレームプリアンブルを含み得る。特定の実施形態では、スーパーフレームプリアンブルは、アクセス端末がチャンネル推定に使用することができるパイロットを含むパイロットチャンネルと、アクセス端末が順方向リンクフレームに含まれている情報を復調するために利用することができる構成情報を含むブロードキャストチャンネルとを含む。タイミングや、アクセス端末がキャリアの 1 つで通信するのに十分な他の情報を、スーパーフレームプリアンブルに含めることができ、また、基本電力制御やオフセット情報等もスーパーフレームプリアンブルに含めることができる。他の場合では、上記及び / 又は他の情報のいくつかのみがこのスーパーフレームプリアンブルに含められてもよい。

40

【 0 0 3 9 】

図 3 A 及び図 3 B に示すように、スーパーフレームプリアンブルの後にはフレームシーケンスが続く。各フレームは、同じ数又は異なる数の OFDM シンボルから成ってもよく、この数が、或る規定の期間にわたる送信に同時に利用できるサブキャリアの数となってもよい。さらに、各フレームは、ある順方向リンク又は逆方向リンク上で 1 ユーザに対して 1 つ又は複数の連続しない OFDM シンボルが割り当てられるシンボルレートホッピングモードに従って、又は、1 つの OFDM シンボルブロック内で複数のユーザがホッピングするブロックホッピングモードに従って、動作することができる。実際のブロック又は OFDM シンボルは、フレーム間でホッピングしてもしなくてもよい。

50

## 【 0 0 4 0 】

図 4 は、2つの送受信機 4 0 2 及び 4 0 4 間のFastRepageメッセージ 4 1 0 の伝送を示す。通信リンク 4 0 6 を使用し、所定のタイミング、システム状況、又は他の判断基準に基づいて、送受信機 4 0 2 及び 4 0 4 は構成属性を更新する。通信リンクは、通信プロトコル/規格を使用して実装することができ、たとえば Wi M A X (World Interoperability for Microwave Access)、I r D A (Infrared Data Association) 等の赤外線プロトコル、短距離無線プロトコル/テクノロジー、ブルートゥース(登録商標)技術、ジグビー(ZigBee)(登録商標)プロトコル、超広帯域(UWB)プロトコル、Home RF(home radio frequency)、共有無線アクセスプロトコル(SWAP)、WECA(wireless Ethernet(登録商標) compatibility alliance)等の広帯域技術、Wi-Fiアライアンス(wireless fidelity alliance)、802.11ネットワーク技術、公衆交換電話網技術、インターネット等の公衆異種通信ネットワーク技術、私設無線通信ネットワーク、陸上移動無線ネットワーク、符号分割多重接続(CDMA)、広帯域符号分割多重接続(WCDMA)、汎用移動通信システム(UMTS)、高度移動電話サービス(AMPS)、時分割多重接続(TDMA)、周波数分割多重接続(FDMA)、直交周波数分割多重(OFDM)、直交周波数分割多重接続(OFDMA)、直交周波数分割多重接続FLASH(OFDMA-FLASH)、GSM(global system for mobile communications)、シングルキャリア(1X)無線伝送技術(RTT)、EV-DO(evolution data only)技術、汎用パケット無線サービス(GPRS)、EDGE(enhanced data GSM environment)、高速ダウンリンクデータパケットアクセス(HSPDA)、アナログ衛星システム及びデジタル衛星システム、並びに他の任意の技術/プロトコル(無線通信ネットワーク及びデータ通信ネットワークのうちの少なくとも一方で使用することができるもの)等を使用して実装することができる。

## 【 0 0 4 1 】

送受信機 4 0 2 又は 4 0 4 は、FastRepageメッセージブロックを生成することによって構成属性を更新するように構成される。FastRepageブロック 4 1 0 は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドと、通信リンクを介してFastRepage属性を送信することを含む。送信側の送受信機 4 0 2 又は 4 0 4 は、FastRepageブロックメッセージ 4 1 0 を1つ又は複数のデータパケット 4 1 2 に組み込むことができ、データパケット 4 1 2 は通信リンク 4 0 6 上で送信される。受信側の送受信機は、FastRepageブロックを受信すると共に処理する。

## 【 0 0 4 2 】

図 5 A は、一実施形態によるプロセス 5 0 0 の流れ図を示す。5 0 2 において、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを含むFastRepage属性が生成され、5 0 4 において、FastRepage属性が通信リンクを介して送信される。

## 【 0 0 4 3 】

図 5 B は、FastRepage属性を送信するためのプロセッサ 5 5 0 を示す。参照されるプロセッサは電子装置とすることができ、実施形態による属性を送信するように構成される1つ又は複数のプロセッサを含むことができる。プロセッサ 5 5 2 は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオク

テット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを含むFastRepageメッセージブロックを生成するように構成され、プロセッサ554は、通信リンクを介してFastRepage属性を送信するように構成される。図面に示される離散的なプロセッサ552及び554の機能を組み合わせて単一のプロセッサ556にすることができる。メモリ558もプロセッサ556に結合される。

#### 【0044】

一実施形態では、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くFastRepage属性の長さの値をオクテット単位で示す、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、「0x01」の値にセットされて、FastRepageがイネーブルされていることを示す8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値を示す16ビットのFastRepageIntervalフィールドを含むFastRepage属性を生成する手段を備える装置が記載され、通信リンクを介してFastRepage属性を送信する手段が設けられる。本明細書において記載される手段は、1つ又は複数のプロセッサを含むことができる。

#### 【0045】

図6Aは、別の実施形態によるプロセス600の流れ図を示す。502において、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含むFastRepage属性が受信され、504において、FastRepage属性が処理される。

#### 【0046】

図6Bは、FastRepage属性を受信するためのプロセッサ650を示す。参照されるプロセッサは電子装置とすることができ、実施形態によって属性を受信するように構成される1つ又は複数のプロセッサを含むことができる。プロセッサ652は、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含むFastRepageメッセージブロックを受信するように構成され、プロセッサ654は、受信されたFastRepage属性を処理するように構成される。図面に示される離散的なプロセッサ652及び654の機能を組み合わせて単一のプロセッサ656にすることができる。メモリ658もプロセッサ656に結合される。

#### 【0047】

一実施形態では、8ビットのLengthフィールドであって、当該Lengthフィールドの長さを除くオクテット単位でのFastRepage属性の長さの値として解釈される、8ビットのLengthフィールド、8ビットのAttributeIDフィールド、値「0x01」として処理されて、FastRepageがイネーブルされていると解釈する8ビットのFastRepageEnabledフィールド、及びアクセスネットワークが呼び出しに対する応答を受信しない場合にアクセスネットワークがアクセス端末を呼び出す間隔の値として解釈される16ビットのFastRepageIntervalフィールドを含むFastRepageメッセージブロックを受信する手段を備える装置が記載さ

10

20

30

40

50

れ、受信されたFastRepage属性を処理する手段が設けられる。記載される手段は、1つまたは複数のプロセッサを含んでもよい。

【0048】

さらに、実施形態は、ハードウェア、ソフトウェア、ファームウェア、ミドルウェア、マイクロコード、又はこれらの任意の組み合わせで実施することができる。ソフトウェア、ファームウェア、ミドルウェア、又はマイクロコードに実装される場合、必要なタスクを実行するプログラムコード又はコードセグメントは、図示していない別個のストレージ（複数可）等の機械可読媒体に記憶してもよい。必要なタスクはプロセッサが実行することができる。コードセグメントは、プロシージャ、関数、サブプログラム、プログラム、ルーチン、サブルーチン、モジュール、ソフトウェアパッケージ、又はクラスを表してもよく、命令、データ構造、又はプログラムステートメントの任意の組み合わせを表してもよい。コードセグメントは、情報、データ、引数、パラメータ、又はメモリ内容を渡し、且つ/又は受け取ることによって、別のコードセグメント又はハードウェア回路に結合することができる。情報、引数、パラメータ、データ等は、メモリ共有、メッセージ受け渡し、トークンパッシング、ネットワーク伝送等を含む任意の適した手段を介して受け渡し、転送し、又は伝送することができる。

10

【0049】

当業者には、これらの実施形態に対する様々な変更が容易に明白となる。また、本明細書で規定された一般的な原理は他の実施形態にも適用することができる。それゆえ、本明細書は、本明細書に示された実施形態に限定されることを意図したものではなく、本明細書に開示された原理及び新規な特徴と整合する最も広い範囲に適用されるものである。

20

【図面の簡単な説明】

【0050】

【図1】多重接続無線通信システムの実施形態を示す図である。

【図2】多重接続無線通信システム内の送信機及び受信機の実施形態を示す図である。

【図3A】多重接続無線通信システムのスーパーフレーム構造の実施形態を示す図である。

。

【図3B】多重接続無線通信システムのスーパーフレーム構造の実施形態を示す図である。

。

【図4】送受信機間の通信の一態様を示す図である。

30

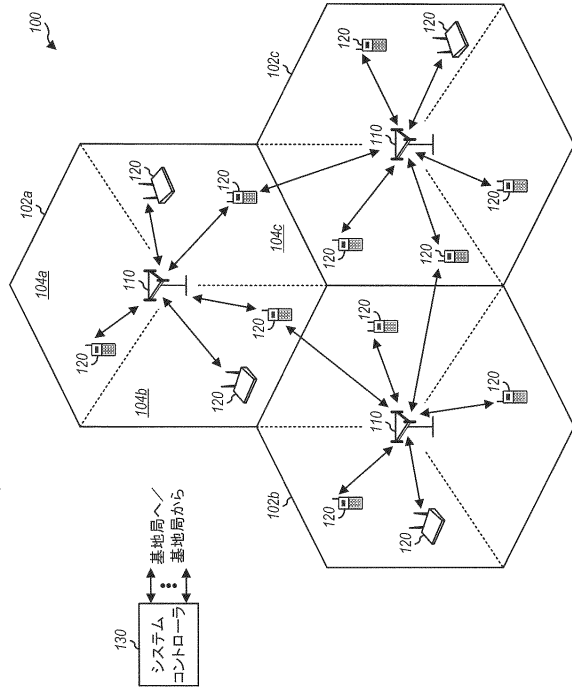
【図5A】送受信機によるプロセスの流れ図である。

【図5B】通信リンクを介してFastRepage属性を送信するように構成される1つ又は複数のプロセッサを示す図である。

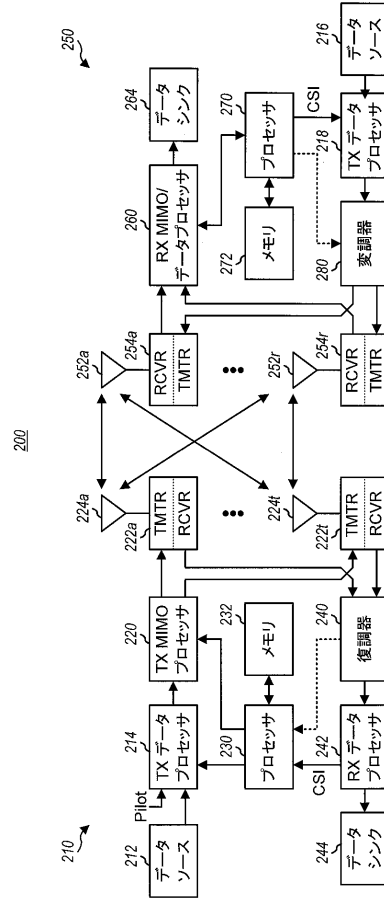
【図6A】送受信機によるプロセスの流れ図である。

【図6B】FastRepage属性を受信するように構成される1つ又は複数のプロセッサを示す図である。

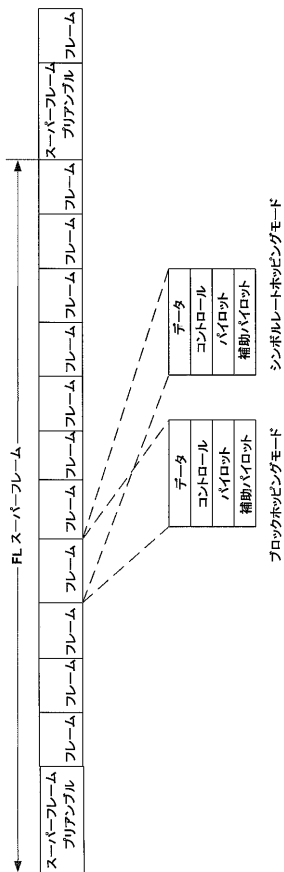
【図 1】



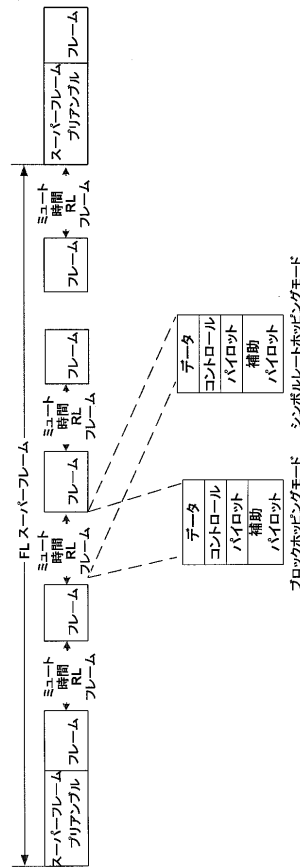
【図 2】



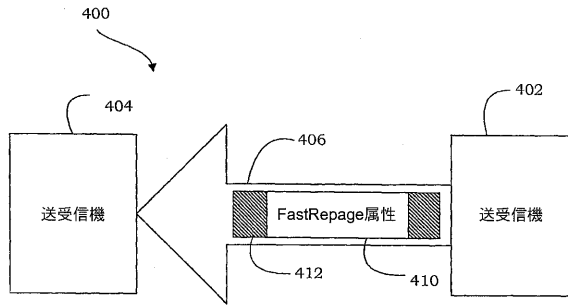
【図 3 A】



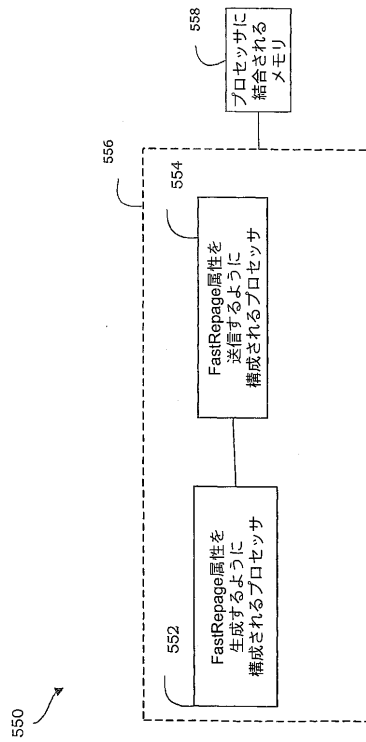
【図 3 B】



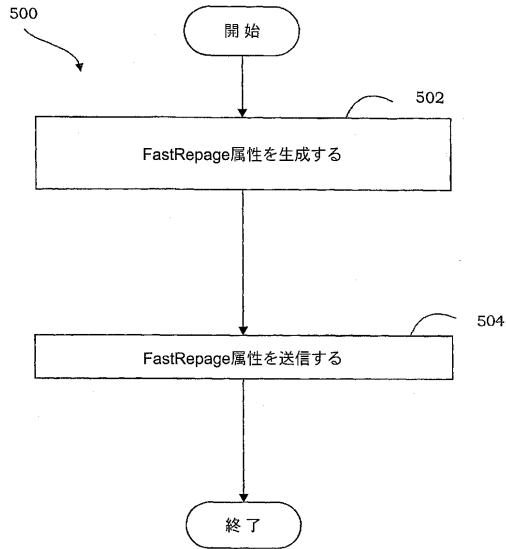
【図4】



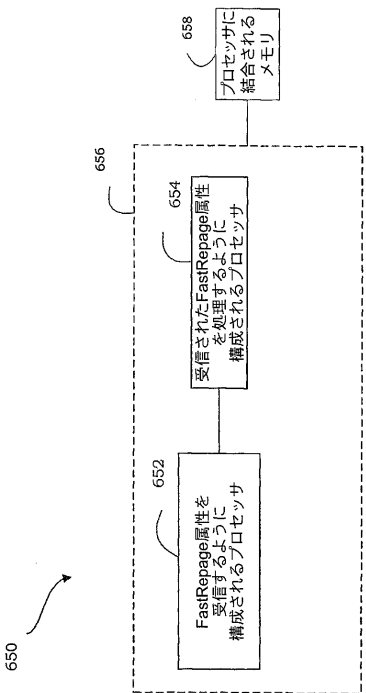
【図5B】



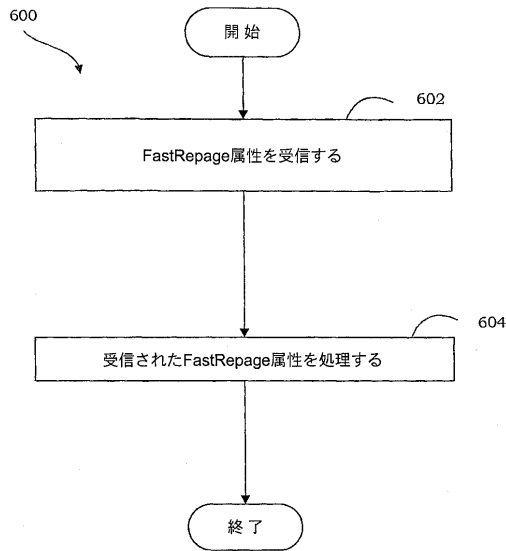
【図5A】



【図6B】



【図6A】



---

フロントページの続き

(74)代理人 100147566

弁理士 上田 俊一

(72)発明者 ブラカシュ、ラジャト

アメリカ合衆国、カリフォルニア州、サン・ディエゴ、コスタ・ヴェルデ・ブルヴァード 87  
30、アパートメント 2439

(72)発明者 ウルピナル、ファティ

アメリカ合衆国、カリフォルニア州、サン・ディエゴ、グランディー・プレイス 17387

(72)発明者 ホーン、ギャヴィン

アメリカ合衆国、カリフォルニア州、ラ・ホーヤ、カミニート・フレスコ 8952

審査官 高橋 真之

(56)参考文献 特開2004-247801(JP,A)

特開2000-232688(JP,A)

cdma2000 High Rate Packet Data Air Interface Specification, 3GPP2 C.S0024-A Version 2.  
0, 2005年 7月

Jim Tomcik, QFDD and QTDD: Proposed Draft Air Interface Specification, IEEE C802.20-05  
/69, 2005年10月28日

(58)調査した分野(Int.Cl., DB名)

H04W 4/00-99/00