

POLSKA
RZECZPOSPOLITA
LUDOWA



URZĄD
PATENTOWY
PRL

OPIS PATENTOWY 104906

Patent dodatkowy

do patentu _____

Zgłoszono: 28.07.77 (P. 199945)

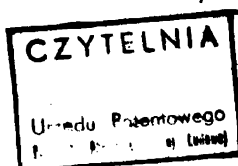
Pierwszeństwo: _____

Zgłoszenie ogłoszono: 05.06.78

Opis patentowy opublikowano: 27.02.1982

Int. Cl.² H03K 21/36

Int. Cl.³ H03K 21/36



Twórcy wynalazku: Marek Chwierut, Ewa Dominik, Andrzej Więcek

Uprawniony z patentu : Politechnika Świętokrzyska,
Kielce (Polska)

Sposób i układ automatycznej korekcji stanu początkowego układu zliczającego, zwłaszcza licznika pracującego cyklicznie

Przedmiotem wynalazku jest sposób i układ automatycznej korekcji stanu początkowego układu zliczającego, a w szczególności licznika pracującego cyklicznie.

Dotychczas korekcji stanu początkowego układu zliczającego dokonuje się ręcznie. Taki sposób korekcji jest kłopotliwy, gdyż wymaga wykonywania okresowo czynności manualnych i nie jest dokładny.

Celem wynalazku jest przedstawienie sposobu i układu eliminujących konieczność czynności manualnych, zapewniających dokładność i niezawodność korekcji.

Istota wynalazku polega na tym, że przed rozpoczęciem cyklicznej pracy znanego układu zliczającego następuje określenie wartości odchyłki od żadanego stanu początkowego tego układu, jej zapamiętanie a następnie cykliczne blokowanie impulsów wejściowych układu zliczającego w ilości określanej przez wartość odchyłki.

Układ realizujący sposób składa się z układu pamięci, na którego wejścia podane są wyjścia znanego układu zliczającego, a jego wyjścia podane są na wejścia wpisu równoległego licznika liczącego w dół. Licznik posiada detektor jego stanu zerowego sterujący przemiennie brankami wejść dynamicznych tego licznika oraz znanego układu zliczającego. Pracą układu kieruje układ sterujący.

Przedmiot wynalazku jest w przykładowym rozwiązaniu na rysunku, który przedstawia schemat blokowy układu automatycznej korekcji stanu początkowego układu zliczającego.

Wejścia układu pamięci 1 są połączone z wyjściami układu zliczającego 6, a jego wyjścia podane są na wejścia wpisu równoległego licznika 2 liczącego w dół.

Przed przystąpieniem do pracy cyklicznej układ zliczający 6 określa wartość odchyłki od żadanego jego stanu początkowego. Wartość ta zostaje wpisana do układu pamięci 1.

Na początku każdego cyklu pracy układu zliczającego 6 zawartość pamięci 1 zostaje przepisana wejściami wpisu równoległego do licznika 2 liczącego w dół.

Detektor stanu zerowego 3 tego licznika otwiera bramkę 4 jego wejścia dynamicznego i licznik 2 liczący w dół rozpoczyna pracę zliczając impulsy wejściowe. W momencie osiągnięcia przez niego stanu zerowego detektor

3 zamyka bramkę 4, a otwiera bramkę 5 i impulsy wejściowe podawane są na wejście dynamiczne układu zliczającego 6. W ten sposób następuje blokowanie impulsów wejściowych układu zliczającego 6 o ilości określonej przez wartość odchyłki.

Zastrzeżenia patentowe

1. Sposób automatycznej korekcji stanu początkowego znanego układu zliczającego, z n a m i e n n y t y m, że przed rozpoczęciem pracy cyklicznej układu zliczającego (6) określa się wartość odchyłki od żadanego stanu początkowego układu zliczającego (6), zapamiętuje się w układzie pamięci (1), a następnie impulsy wejściowe układu zliczającego (6) blokuje się cyklicznie bramką (5) w ilości określonej przez wartość odchyłki.

2. Układ automatycznej korekcji stanu początkowego znanego układu zliczającego, z n a m i e n n y t y m, że posiada układ pamięci (1) na którego wejścia podane są wyjścia układu zliczającego (6), a jego wyjścia podane są na wejścia wpisu równoległego licznika (2) liczącego w dół posiadającego detektor (3) jego stanu zerowego sterujący przemiennie bramkami (4 i 5) wejść dynamicznych licznika (2) oraz układu zliczającego (6).

