

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. Cl.⁴
H03H 9/52

(11) 공개번호 특1989-0017866
(43) 공개일자 1989년12월18일

(21) 출원번호	특1989-0000994
(22) 출원일자	1989년01월30일
(30) 우선권주장	63-127183 1988년05월26일 일본(JP)
(71) 출원인	가부시기가이샤 히다찌세이사쿠쇼 미다 가쓰시게
(72) 발명자	일본국 도오교도 지요다구 간다 스루가다이 4조메 6반지 가사하라 도시로오
(74) 대리인	일본국 니이가따켄 니이가따시 고오시 2조메 4의 15 김서일, 박종길

심사청구 : 없음

(54) 필터회로

요약

내용 없음

대표도

도5

명세서

[발명의 명칭]

필터회로

[도면의 간단한 설명]

제 5 도는 가역카운터를 사용한 본 발명의 일실시예의 블록도, 제 6 도는 제 5 도의 회로의 동작을 나타내는 타임차트, 제 7(a)도 내지 7 (b)도는 제 5 도의 가역카운터의 여러상태 천이도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

샘플링클럭신호를 발생하는 클럭신호 발생수단과, 상기 클럭신호 발생수단에 연결되고, 상기 클럭신호 발생수단으로부터의 샘플링클럭신호에 의하여 하이 및 로레벨로 변동하는 입력신호를 샘플하고, 상기 입력신호의 샘플치가 하이레벨일때 카운트업 동작을 행하고, 상기 입력신호의 샘플치가 로레벨일때 카운트다운 동작을 행하는 가역카운터와, 상기 가역카운터의 계수치가 제 1 한계치를 검출하고, 카운트치가 제 1 한계치를 초과하여 커졌을때 제 1 한계치에 소정치를 가한 값으로 상기 가역카운터의 카운트치를 설정하는 상기 가역카운터에 접속된 제 1 제어수단과, 상기 가역카운터의 계수치가 제 2 한계치를 검출하고, 카운트치가 제 2 한계치를 초과하여 작아졌을때 제 2 한계치에서 소정치를 감한 값으로 상기 가역카운터의 카운트치를 설정하는 상기 가역카운터에 접속된 제 2 제어수단과, 필터회로 출력으로서 상기 가역카운터의 계수치를 출력하는 수단으로 이루어지는 필터회로.

청구항 2

제 1 항에 있어서, 상기 가역카운터는 동기 2진 업.다운카운터인 필터회로.

청구항 3

제 1 항에 있어서, 상기 제 2 제어수단 및 상기 제 2 제어수단은 상기 업.다운카운터의 출력을 그 입력에 연결하는 각 논리게이트로 이루어지는 필터회로.

청구항 4

제 1 항에 있어서, 상기 가역카운터는 논리게이트에 의하여 상호 연결된 복수의 플립.플롭을 가지는 필터회로

청구항 5

제 1 항에 있어서, 상기 제 1 한계치는 3이고, 상기 제 2 한계치는 4이고, 상기 소정치는 4인 필터회로.

청구항 6

제 1 항에 있어서, 상기 제 1 한계치는 7이고, 상기 제 2 한계치는 8이고, 상기 소정치는 8인 필터회로.

청구항 7

제 1 항에 있어서, 상기 제 1 한계치는 상기 제 2 한계치와 상기하고, 상기 소정치는 상기 제 1 한계치와 동일한 필터회로.

청구항 8

제 1 항에 있어서, 상기 제 1 한계치는 상기 제 2 한계치와 상기하고, 상기 소정치는 상기 제 2 한계치와 동일한 필터회로.

청구항 9

제 1 항에 있어서, 상기 제 1 한계치, 상기 제 2 한계치 및 상기 소정치는 모두 서로 상이한 필터회로.

청구항 10

제 1 항에 있어서, 상기 클럭신호 발생수단은 수정(水晶) 발진기로 이루어지는 필터회로.

청구항 11

제 1 항에 있어서, 상기 클럭신호 발생수단은 주파수가 다른 복수의 클럭신호를 생성하는 회로와, 상기 생성회로부터의 클럭신호중 하나를 선택하고, 이 선택된 클럭신호를 샘플용 클럭신호로서 출력하는 선택회로로 이루어지는 필터회로.

청구항 12

제 11 항에 있어서, 상기 생성회로는 분주기에 접속된 수정 발진기로 이루어지는 필터회로.

청구항 13

제 1 항에 있어서, 상기 가역카운터는 카운트치가 임의로 할당된 계수상태의 순서를 생성하기 위하여 논리회로에 의하여 상호 연결된 복수의 플립. 플롭으로 이루어지는 필터회로.

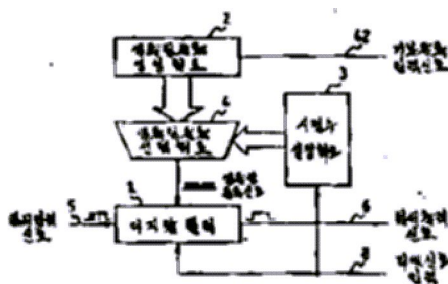
청구항 14

제 13 항에 있어서, 계수상태의 순서의 카운트치가 할당되어, 상기 순서의 인접 계수상태 사이의 천이에서 하나의 비트수만이 변동되는 필터회로.

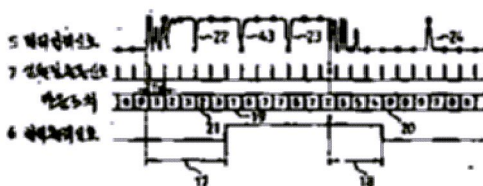
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면5



도면6



도면7

FIG. 7(a) 비스페라시스도 = 4Ts

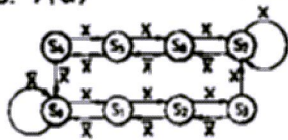


FIG. 7(b) 비스페라시스도 = 3Ts

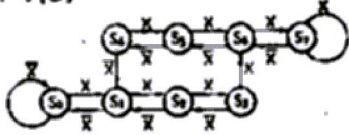


FIG. 7(c) 비스페라시스도 = 2Ts

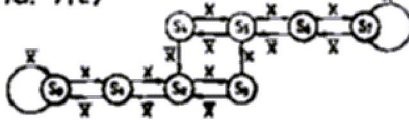


FIG. 7(d) 비스페라시스도 = Ts

