

(19) 대한민국특허청(KR)
(12) 등록실용신안공보(Y1)

(51) Int. Cl. ⁶ H03G 11/00	(45) 공고일자 1999년07월 15일	(11) 등록번호 20-0152289	(24) 등록일자 1999년04월 24일
(21) 출원번호 20-1996-0001628	(65) 공개번호 실 1997-0050435	(43) 공개일자 1997년08월 12일	
(22) 출원일자 1996년01월 31일			
(73) 실용신안권자 삼성전자주식회사 윤종용 경기도 수원시 팔달구 매탄3동 416			
(72) 고안자 김흥기 경기도 수원시 장안구 정자동 동신아파트 109동 1206호			
(74) 대리인 이동모			

심사관 : 정순원

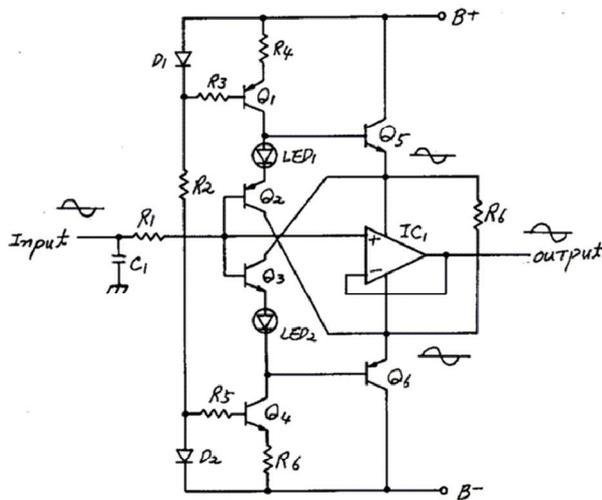
(54) 버퍼 회로

요약

본 고안은 오디오 신호 출력회로에 사용되는 버퍼회로에 관한 것으로 입력측에 매우 큰 신호가 들어올 때 버퍼인 오피앰프가 파손되는 것을 방지하고 전원라인의 노이즈 유입에 의한 오디오 신호의 음질열화를 방지해 주는 것이다.

이러한 본 고안은 입력신호를 완충증폭시키는 버퍼에서 입력신호에 의해 구동되고 입력신호를 일정전압으로 상승시키는 스위칭 소자 및 전압 강하소자와, 상기 소자에 의해 상승된 입력신호에 의해 구동되고 버퍼의 전원라인을 플로팅시키는 스위칭 소자와, 입력신호에 의해 구동되고 입력신호를 일정전압으로 하강시키는 스위칭 소자 및 전압 강하소자와, 상기 소자에 의해 하강된 입력신호에 구동되고 버퍼의 전원라인을 플로팅시키는 스위칭 소자를 구비하므로써 이루어진다.

대표도



명세서

[고안의 명칭]

버퍼회로

[도면의 간단한 설명]

본 고안의 일 실시 회로도.

* 도면의 주요부분에 대한 부호의 설명

그리고 발광다이오드에 의해 온도변화에도 안정된 동작이 가능하다.

(57) 청구의 범위

청구항 1

입력신호를 완충 증폭시키는 오피앰프(IC1)에 있어서, 입력신호의 크기에 의해 구동되는 트랜지스터(Q2)(Q3)를 구비하고, 상기 트랜지스터(Q2)(Q3)의 구동에 의해 동작되고 입력신호를 일정전압 상승 및 하강시키는 발광다이오드(LED1)(LED2)를 구비하며, 상기 발광다이오드(LED1)(LED2)에 연결되어 정전류를 공급하는 트랜지스터(Q1)(Q4)를 구비하고, 상기 발광다이오드(LED1)(LED2)의 구동에 의해 동작되고 오피앰프(IC1)에 인가되는 전원라인에 직렬연결된 트랜지스터(Q5)(Q6)를 구비하여된 것을 특징으로 하는 버퍼회로.

도면

도면1

