

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁴
H02P 1/00

(11) 공개번호 특1986-0000740
(43) 공개일자 1986년01월30일

(21) 출원번호	특1984-0003683
(22) 출원일자	1984년06월28일
(71) 출원인	동양정밀공업 주식회사 권혁조
(72) 발명자	경기도 성남시 상대원동 146-1 허창행 서울특별시 서대문구 북아현동 시민 아파트 7동 207호

심사청구 : 있음

(54) 프린터의 모터 드라이브(Motor drive)회로

요약

내용 없음

대표도

도2

명세서

[발명의 명칭]

프린터의 모터 드라이브(Motor drive)회로

[도면의 간단한 설명]

제2도는 본 발명인 모터드라이브 회로도. 제4도는 본 발명인 모터 드라이브 회로중 전류 레벨 검출회로도.

본 건은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

본문에 설명되고 도면에 도시한 바와 같이 트랜지스터(Q2)의 콜렉터와 트랜지스터(Q1)의 콜렉터사이에 모터코일(L1)을 직렬 연결하고 트랜지스터(Q2)의 콜렉터 단자에는 다이오드(D1)를 연결하며 트랜지스터(Q2)의 에미터와 트랜지스터(Q1)의 콜렉터 사이에 제너 다이오드(ZD1), 다이오드(D2)를 연결하여 트랜지스터(Q1)의 에미터에는 저항(R5)과 전류 레벨 검출회로를 병렬 연결한 것을 특징으로 하는 프린터의 모터 드라이브 회로.

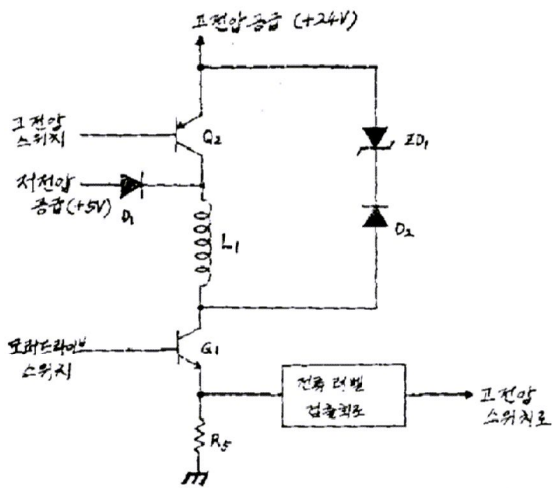
청구항 2

청구범위 1항에 있어서 트랜지스터(Q1)의 에미터 단자에 PP Amp(Z)의 (-)입력단자를 연결하고 op'Amp(Z)의 (+)입력단자에는 저전압의 기준전압용 저항(R1,R2,R3)를 연결하며, 저항(R4)을 op Amp(Z)와 병렬로 연결하여 폐회로를 구성하고 op Amp(Z)의 출력단을 인버터 게이트(G1)를 거쳐 트랜지스터(Q2)의 베이스로 연결한 것을 특징으로 하는 전류레벨 검출회로.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면2



도면4

