

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第6270400号  
(P6270400)

(45) 発行日 平成30年1月31日 (2018. 1. 31)

(24) 登録日 平成30年1月12日 (2018. 1. 12)

(51) Int. Cl.

F I

H O 4 N 5/347 (2011. 01)

H O 4 N 5/347

H O 4 N 5/232 (2006. 01)

H O 4 N 5/232

H O 4 N 5/369 (2011. 01)

H O 4 N 5/369

G O 2 B 7/28 (2006. 01)

G O 2 B 7/28

N

G O 2 B 7/34 (2006. 01)

G O 2 B 7/34

請求項の数 11 (全 17 頁) 最終頁に続く

(21) 出願番号 特願2013-212284 (P2013-212284)

(22) 出願日 平成25年10月9日 (2013. 10. 9)

(65) 公開番号 特開2015-76754 (P2015-76754A)

(43) 公開日 平成27年4月20日 (2015. 4. 20)

審査請求日 平成28年9月30日 (2016. 9. 30)

(73) 特許権者 000000376

オリンパス株式会社

東京都八王子市石川町2951番地

(74) 代理人 100108855

弁理士 蔵田 昌俊

(74) 代理人 100109830

弁理士 福原 淑弘

(74) 代理人 100103034

弁理士 野河 信久

(74) 代理人 100075672

弁理士 峰 隆司

(74) 代理人 100153051

弁理士 河野 直樹

(74) 代理人 100140176

弁理士 砂川 克

最終頁に続く

(54) 【発明の名称】 画像処理装置、画像処理方法及び画像処理プログラム

(57) 【特許請求の範囲】

【請求項 1】

撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理装置であって、

複数の前記画素出力を混合する画素混合部と、

前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか1つ以上の情報を用いて、前記撮像素素及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように、前記混合された画素出力をゲイン補正するゲイン補正部を有する画像処理部と、

を具備することを特徴とする画像処理装置。

10

【請求項 2】

前記画像処理部は、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか1つ以上の情報を用いて、前記位相差検出画素による画質劣化がないように前記ゲイン補正部における前記ゲイン補正の際のゲイン補正量を推定するゲイン推定部を有することを特徴とする請求項1に記載の画像処理装置。

【請求項 3】

前記位相差検出画素の開口向き毎の画素出力の混入数の情報及び前記撮像素素の画素出力の混入数の情報は、前記位相差検出画素の配置周期と前記画素混合部による前記画素出力の混合手法とによって定まることを特徴とする請求項1に記載の画像処理装置。

20

## 【請求項 4】

前記画素出力の混合手法は、前記画素出力の表示形態又は記録形態によって定まることを特徴とする請求項 3 に記載の画像処理装置。

## 【請求項 5】

前記ゲイン推定部は、前記混合された画素出力の中に開口向きの異なる前記位相差検出画素の画素出力を含む画素出力がある場合には、該開口向きの異なる前記位相差検出画素の画素出力を用いずに前記ゲイン補正量を推定することを特徴とする請求項 2 に記載の画像処理装置。

## 【請求項 6】

前記ゲイン推定部は、前記混合された画素出力の中に開口向きの異なる前記位相差検出画素の画素出力を含む画素出力がある場合には、連立方程式を用いて開口向きの異なる前記位相差検出画素毎の遮光率を求めてから前記ゲイン補正量を推定することを特徴とする請求項 2 に記載の画像処理装置。

10

## 【請求項 7】

前記ゲイン推定部は、前記混合された画素出力の中に開口向きの異なる前記位相差検出画素の画素出力を含む画素出力がある場合には、四則演算を用いて開口向きの異なる前記位相差検出画素毎の遮光率を求めてから前記ゲイン補正量を推定することを特徴とする請求項 2 に記載の画像処理装置。

## 【請求項 8】

撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理方法であって、

20

複数の前記画素出力を混合し、

前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように画素出力をゲイン補正する、

ことを特徴とする画像処理方法。

## 【請求項 9】

前記画素出力の補正の際に、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように前記ゲイン補正の際のゲイン補正量を推定することを特徴とする請求項 8 に記載の画像処理方法。

30

## 【請求項 10】

撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理プログラムであって、

複数の前記画素出力を混合する機能と、

前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように画素出力をゲイン補正する機能と、

40

をコンピュータに実現させるための画像処理プログラム。

## 【請求項 11】

前記画素出力の補正の際に、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように前記ゲイン補正の際のゲイン補正量を推定する機能をさらにコンピュータに実現させるための請求項 10 に記載の画像処理プログラム。

## 【発明の詳細な説明】

## 【技術分野】

50

## 【 0 0 0 1 】

本発明は、一部の画素を位相差方式の焦点検出素子として利用して焦点状態を検出する撮像素子の画素出力を処理する画像処理装置、画像処理方法及び画像処理プログラムに関する。

## 【 背景技術 】

## 【 0 0 0 2 】

撮像素子の一部の画素を焦点検出素子として利用して焦点状態を検出する撮像装置に関する提案が例えば特許文献 1 においてなされている。特許文献 1 は、撮像素子の一部の画素を位相差検出画素に設定し、撮影レンズの光軸中心に対して対称な異なる瞳領域を通過した被写体光束を複数の位相差検出画素に結像させ、この被写体光束の間の位相差を検出することによって撮影レンズの焦点状態を検出している。

10

## 【 0 0 0 3 】

ここで、位相差検出画素は、撮影レンズの異なる瞳領域を通過した被写体光束の一方を受光できるように例えば一部の領域が遮光されている。このため、位相差検出画素は、そのままでは画像として使用できない欠損画素となる。したがって、従来、位相差検出画素の画素出力を、ゲイン調整したり、周辺の画素を用いて補間したりすることにより、記録や表示に利用可能としている。

## 【 先行技術文献 】

## 【 特許文献 】

## 【 0 0 0 4 】

20

【 特許文献 1 】 特許第 3 5 9 2 1 4 7 号公報

## 【 発明の概要 】

## 【 発明が解決しようとする課題 】

## 【 0 0 0 5 】

ところで、位相差検出画素に入射する光の量は、入射する光の角度、位相差検出画素に形成された遮光膜の位置の他、像高によっても異なる。さらに、位相差検出画素に入射する光の角度は、撮影レンズ等の光学系の製造ばらつきや撮像素子の前面に配置されるマイクロレンズの製造ばらつきによっても異なる。ゲイン調整の精度を高めるためには、位相差検出画素毎の光量の低下量を正しく検出し、検出した低下量に応じてゲイン調整量を設定することが望ましい。

30

## 【 0 0 0 6 】

本発明は、前記の事情に鑑みてなされたもので、位相差検出画素を有する撮像素子からの画素出力を処理する撮像装置において、位相差検出画素による画質の低下をより抑えることが可能な画像処理装置、画像処理方法及び画像処理プログラムを提供することを目的とする。

## 【 課題を解決するための手段 】

## 【 0 0 0 7 】

前記の目的を達成するために、本発明の第 1 の態様の画像処理装置は、撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理装置であって、複数の前記画素出力を混合する画素混合部と、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように、前記混合された画素出力をゲイン補正するゲイン補正部を有する画像処理部とを具備することを特徴とする。

40

## 【 0 0 0 8 】

前記の目的を達成するために、本発明の第 2 の態様の画像処理方法は、撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理方法であって、複数の前記画素出力を混合し、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣

50

化がないように画素出力をゲイン補正することを特徴とする。

【 0 0 0 9 】

前記の目的を達成するために、本発明の第 3 の態様の画像処理プログラムは、撮像素素及び位相差検出画素を有する撮像素子からの画素出力を処理する画像処理プログラムであって、複数の前記画素出力を混合する機能と、前記混合された画素出力毎の前記位相差検出画素の開口向き毎の画素出力の混入数及び前記撮像素素の画素出力の混入数の何れか 1 つ以上の情報を用いて、前記撮像素素の出力及び前記位相差検出画素の出力が混合された画素出力による画質劣化がないように画素出力をゲイン補正する機能とをコンピュータに実現させる。

【 発明の効果 】

10

【 0 0 1 0 】

本発明によれば、位相差検出画素を有する撮像素子からの画素出力を処理する撮像装置において、位相差検出画素による画質の低下をより抑えることが可能な画像処理装置、画像処理方法及び画像処理プログラムを提供することができる。

【 図面の簡単な説明 】

【 0 0 1 1 】

【 図 1 】 本発明の一実施形態に係る撮像装置の一例としてのデジタルカメラの構成を示すブロック図である。

【 図 2 】 撮像素子の画素配列の例を示した図である。

【 図 3 】 画像処理部の詳細な構成を示す図である。

20

【 図 4 】 図 4 ( a ) はゲイン量推定部の構成を示す図であり、図 4 ( b ) はゲイン補正部の構成を示す図である。

【 図 5 】 位相ずれについて説明するための図である。

【 図 6 】 撮像装置による動画記録処理を示すフローチャートである。

【 図 7 】 図 7 ( a ) は 2 × 2 画素混合読み出し前の画素配置を示した図であり、図 7 ( b ) は 2 × 2 画素混合読み出し後の画素配置を示した図である。

【 図 8 】 図 8 ( a ) は 3 × 3 画素混合読み出し前の画素配置を示した図であり、図 8 ( b ) は 3 × 3 画素混合読み出し後の画素配置を示した図である。

【 発明を実施するための形態 】

【 0 0 1 2 】

30

以下、図面を参照して本発明の実施形態を説明する。

図 1 は、本発明の一実施形態に係る撮像装置の一例としてのデジタルカメラ（以下、単にカメラと言う）の構成を示すブロック図である。ここで、図 1 において、矢印付き実線はデータの流れを示し、矢印付き破線は制御信号の流れを示す。

【 0 0 1 3 】

図 1 に示すカメラ 1 は、撮影レンズ 1 1 と、絞り 1 3 と、メカシャッタ 1 5 と、駆動部 1 7 と、操作部 1 9 と、撮像素子 2 1 と、撮像制御回路 2 3 と、A - A M P 2 5 と、アナログデジタル変換部（A D C）2 7 と、C P U 2 9 と、画像処理部 3 1 と、焦点検出回路 3 3 と、ビデオエンコーダ 3 5 と、表示部 3 7 と、バス 3 9 と、D R A M（Dynamic Random Access Memory）4 1 と、R O M（Read Only Memory）4 3 と、記録媒体 4 5 とを有する。

40

【 0 0 1 4 】

撮影レンズ 1 1 は、被写体 1 0 0 からの像を撮像素子 2 1 に形成するための撮影光学系である。撮影レンズ 1 1 は、合焦位置を調節するためのフォーカスレンズを有しており、またズームレンズとして構成されていてもよい。絞り 1 3 は、撮影レンズ 1 1 の光軸上に配置され、その口径が可変に構成されている。絞り 1 3 は、撮影レンズ 1 1 を通過した被写体 1 0 0 からの光束の量を制限する。メカシャッタ 1 5 は、開閉自在に構成されている。メカシャッタ 1 5 は、撮像素子 2 1 への被写体 1 0 0 からの被写体光束の入射時間（撮像素子 2 1 の露光時間）を調節する。メカシャッタ 1 5 としては、公知のフォーカルプレーンシャッタ、レンズシャッタ等が採用され得る。駆動部 1 7 は、C P U 2 9 からの制御

50

信号に基づいて、撮影レンズ 11、絞り 13 及びメカシャッタ 15 の駆動の制御を行う。

【0015】

操作部 19 は、電源釦、リリース釦、動画釦、再生釦、メニュー釦といった各種の操作釦及びタッチパネル等の各種の操作部材を含む。この操作部 19 は、各種の操作部材の操作状態を検知し、検知結果を示す信号を CPU 29 に出力する。ここで、本実施形態の操作部 19 により、カメラ 1 の撮影モードを選択することが可能である。すなわち、ユーザは、操作部 19 を操作することにより、カメラ 1 の撮影モードを静止画撮影モードと動画撮影モードの何れかから選択することができる。静止画撮影モードは、静止画像を撮影するための撮影モードであり、動画撮影モードは、動画を撮影するための撮影モードである。

10

【0016】

撮像素子 21 は、撮影レンズ 11 の光軸上であって、メカシャッタ 15 の後方で、かつ、撮影レンズ 11 によって被写体光束が結像される位置に配置されている。撮像素子 21 は、画素を構成するフォトダイオードが二次元的に配置されて構成されている。ここで、本実施形態における撮像素子 21 は、記録や表示のための画像を取得するための撮像素素と焦点検出をするための位相差検出画素とを有する。

【0017】

撮像素子 21 を構成するフォトダイオードは、受光量に応じた電荷を生成する。フォトダイオードで発生した電荷は、各フォトダイオードに接続されているキャパシタに蓄積される。このキャパシタに蓄積された電荷が画像信号として読み出される。本実施形態における撮像素子 21 は、複数の異なる電荷の読み出し方式を有している。撮像素子 21 に蓄積された電荷は、撮像制御回路 23 からの制御信号に従って読み出される。

20

【0018】

また、画素を構成するフォトダイオードの前面には、例えばベイア配列のカラーフィルタが配置されている。ベイア配列は、水平方向に R 画素と G (Gr) 画素が交互に配置されたラインと、G (Gb) 画素と B 画素が交互に配置されたラインを有している。

【0019】

画素混合部として機能する撮像制御回路 23 は、CPU 29 からの制御信号に従って撮像素子 21 の駆動モードを設定し、設定した駆動モードに応じた読み出し方式に従って撮像素子 21 からの画像信号の読み出しを行う。例えば、ライブビュー表示時や動画記録時といった撮像素子 21 からの画素データの読み出しにリアルタイム性が求められるような駆動モードの場合には、画素データの読み出しを高速に行えるよう、複数の同色画素からの画素データを混合して読み出すか、特定の画素の画素データを間引いて読み出す。一方、例えば静止画像の記録時のようなリアルタイム性よりも画質が求められる駆動モードの場合には、混合読み出しや間引き読み出しをせずに全画素の画素データを読み出すことで解像力を維持する。

30

【0020】

A - AMP 25 は、撮像制御回路 23 の制御に従って撮像素子 21 から読み出された画像信号を増幅する。撮像素子 21、撮像制御回路 23、A - AMP 25 とともに撮像部として機能する ADC 27 は、A - AMP 25 から出力された画像信号を、デジタル形式の画像信号 (画素データ) に変換する。以下、本明細書においては、複数の画素データの集まりを撮像データと記す。

40

【0021】

CPU 29 は、ROM 43 に記憶されているプログラムに従ってカメラ 1 の全体制御を行う。画像処理部 31 は、撮像データに対して各種の画像処理を施して画像データを生成する。例えば画像処理部 31 は、静止画像の記録の際には、静止画記録用の画像処理を施して静止画像データを生成する。同様に、画像処理部 31 は、動画画像の記録の際には、動画記録用の画像処理を施して動画画像データを生成する。さらに、画像処理部 31 は、ライブビュー表示時には、表示用の画像処理を施して表示用画像データを生成する。このような画像処理部 31 の構成については後で詳しく説明する。

50

## 【 0 0 2 2 】

焦点検出回路 3 3 は、位相差検出画素からの画素データを取得し、取得した画素データに基づき、公知の位相差方式を用いて撮影レンズ 1 1 の合焦位置に対するデフォーカス方向及びデフォーカス量を算出する。

## 【 0 0 2 3 】

ビデオエンコーダ 3 5 は、画像処理部 3 1 で生成された表示用画像データを映像データに変換し、この映像データを表示部 3 7 に入力して表示部 3 7 に画像を表示させる。

## 【 0 0 2 4 】

表示部 3 7 は、例えば液晶ディスプレイや有機 E L ディスプレイといった表示部であって、例えばカメラ 1 の背面に配置される。この表示部 3 7 は、ビデオエンコーダ 3 5 の動作に従って画像を表示する。表示部 3 7 は、ライブビュー表示や記録済み画像の表示等

10

の使用される。

## 【 0 0 2 5 】

バス 3 9 は、A D C 2 7、C P U 2 9、画像処理部 3 1、焦点検出回路 3 3、D R A M 4 1、R O M 4 3、記録媒体 4 5 に接続され、これらのブロックで発生した各種のデータを転送するための転送路として機能する。

## 【 0 0 2 6 】

D R A M 4 1 は、電氣的に書き換え可能なメモリであり、前述した撮像データ（画素データ）、記録用画像データ、表示用画像データ、C P U 2 9 における処理データといった各種データを一時的に記憶する。なお、一時記憶用として S D R A M（Synchronous Dynamic Random Access Memory）が用いられてもよい。R O M 4 3 は、マスク R O M やフラッシュメモリ等の不揮発性メモリである。R O M 4 3 は、C P U 2 9 で使用されるプログラム、カメラ 1 の調整値等の各種データを記憶している。記録媒体 4 5 は、カメラ 1 に内蔵されるか又は装填されるように構成されており、記録用画像データを所定の形式の画像ファイルとして記録する。

20

## 【 0 0 2 7 】

図 2 を用いて撮像素子 2 1 の構成について説明する。図 2 は、撮像素子 2 1 の画素配列の例を示した図である。図 2 は、ベイヤ配列の例であるが、カラーフィルタの配列はベイヤ配列に限るものではなく、種々の配列が適用され得る。

## 【 0 0 2 8 】

前述したように、ベイヤ配列の撮像素子 2 1 は、水平方向に R 画素と G（G r）画素が交互に配置された画素行と、G（G b）画素と B 画素が交互に配置された画素行とを有している。言い換えれば、右側の拡大図で示す G r 画素と、R 画素、G b 画素、B 画素の 4 画素の組が水平及び垂直方向に繰り返して配置されている。

30

## 【 0 0 2 9 】

本実施形態においては、一部の撮像素子 2 1 a の位置に位相差検出画素 2 1 b を配置する。位相差検出画素は、例えば左右の何れかの領域を遮光膜によって遮光した画素である。図 2 の例では、左半面を遮光した位相差検出画素（以下、右開口位相差検出画素と言う）の行と、右半面を遮光した位相差検出画素（以下、左開口位相差検出画素と言う）の行とを垂直方向に沿って近接するように配置している。

40

## 【 0 0 3 0 】

高画素数の撮像素子の場合には個々の画素の面積が小さくなるので、近接して配置される画素にはほぼ同じ像が結像すると考えることができる。したがって、図 2 に示すようにして位相差検出画素を配置することにより、図 2 の A 行の位相差検出画素と B 行の位相差検出画素の対で位相差を検出することができる。また、C 行の位相差検出画素と D 行の位相差検出画素の対でも位相差を検出することができる。

## 【 0 0 3 1 】

ここで、図 2 の例では、位相差検出画素中の遮光する領域を、左右何れかの領域としている。この場合、水平位相差を検出することが可能である。これに対し、遮光する領域を上下何れかの領域としたり、斜め方向の領域としたりすることで、垂直位相差や斜め方向

50

の位相差を検出することも可能である。また、ある程度の面積を有していれば遮光面積も画素領域の1/2でなくともよい。さらに、図2では位相差検出画素をG画素に配置しているが、G画素以外の、R画素、B画素の何れかに配置するようにしてもよい。また、図2の例は、位相差検出画素の一部領域を遮光することによって瞳分割をする例を示しているが、位相差検出画素は、撮影レンズ11の異なる瞳領域を通過した対をなす被写体光束のうちの一方を選択的に受光できればよい。このため、一部領域を遮光する構成とせず、例えば瞳分割用のマイクロレンズによって瞳分割をするようにしてもよい。さらに、図2は、水平方向に沿って4画素周期で位相差検出画素を配置した例を示している。位相差検出画素を配置する周期は特定の周期に限定されるものではない。

#### 【0032】

10

ここで、位相差検出画素の一部の領域は遮光されているので、光量の低下が発生する。この光量の低下は、位相差検出画素に形成された遮光膜の面積の他、遮光膜の位置、位相差検出画素に入射する光の角度、像高によっても異なるものである。このような光量の低下が画像処理部31において補正される。

#### 【0033】

図3は、画像処理部31の詳細な構成を示す図である。図3では、画像処理部31以外のブロックについては図示を省略している。図3に示すように、画像処理部31は、ホワイトバランス(WB)補正処理部311と、ゲイン量推定部312と、ゲイン補正部313と、補間判断処理部314と、補間処理部315と、同時化処理部316と、輝度特性変換部317と、エッジ強調処理部318と、ノイズ低減(NR)処理部319と、色再現処理部320とを有している。

20

#### 【0034】

WB補正処理部311は、撮像データの各色成分を所定のゲイン量で増幅することにより、画像の色バランスを補正するホワイトバランス補正処理を行う。

#### 【0035】

ゲイン量推定部312は、ゲイン補正部313において位相差検出画素の画素出力を補正するためのゲイン量を推定する。このゲイン量は、撮像画素に対する位相差検出画素の光量低下量に応じて推定される。位相差検出画素の光量低下量は、位相差検出画素の画素出力と位相差検出画素の近傍の撮像画素の画素出力との比率に基づいて算出される。ゲイン補正部313は、ゲイン量推定部312で推定されたゲイン量に従って位相差検出画素の画素出力を補正する。

30

#### 【0036】

補間判断処理部314は、ゲイン補正部313でゲイン補正された位相差検出画素の画素出力の適用割合を判断する。適用割合とは、例えばゲイン補正がされた位相差検出画素の画素出力と位相差検出画素の周辺の撮像画素の画素出力との重み付け加算の際の重み付け係数である。ここで、周辺の撮像画素とは、例えば位相差検出画素の周辺の同色(ベイヤ配列の場合には同一成分)の4個の撮像画素のことである。勿論、周辺の撮像画素の画素数は、4画素に限られない。また、適用割合は、例えば位相差検出画素の周辺の撮像画素の画素出力のばらつき(標準偏差)に従って判断される。

#### 【0037】

40

補間処理部315は、補間判断処理部314で判断された適用割合に従ってゲイン補正部313でゲイン補正された位相差検出画素の画素出力とその周辺の撮像画素の画素出力とを重み付け加算する補間処理を行う。

#### 【0038】

同時化処理部316は、例えばベイヤ配列に対応して撮像素子21を介して出力される撮像データ等の、1つの画素が1つの色成分に対応している撮像データを、1つの画素が複数の色成分に対応している画像データに変換する。輝度特性変換部317は、画像データの輝度特性(ガンマ特性)を、表示や記録に適するように変換する。エッジ強調処理部318は、画像データからバンドパスフィルタ等を用いて抽出したエッジ信号にエッジ強調係数を乗じ、この結果をもとの画像データに加算することによって、画像データにおけ

50

るエッジ（輪郭）成分を強調する。NR処理部319は、コアリング処理等を用いて、画像データにおけるノイズ成分を除去する。色再現処理部320は、画像データの色再現を適切なものとするための各種の処理を行う。この処理としては、例えばカラーマトリクス演算処理がある。カラーマトリクス演算処理は、画像データに対して、例えばホワイトバランスモードに応じたカラーマトリクス係数を乗じる処理である。この他、色再現処理部320は、彩度・色相の補正を行う。

#### 【0039】

図4(a)は、ゲイン量推定部312の構成を示す図である。ゲイン推定部312は、比率計算処理部3121と、遮光率算出処理部3122とを有している。

#### 【0040】

比率計算処理部3121は、位相差検出画素の画素出力とその周辺の撮像素子の画素出力との比率を計算することにより、各位相差検出画素の画素出力をゲイン補正するための遮光量を算出する。遮光率算出処理部3122は、撮像制御回路23による読み出しモード及び撮像素子21における位相差検出画素の配置に応じた開口向きの異なる位相差検出画素の画素出力の混入数に従って、位相差検出画素の開口向き毎の遮光率（又は採光率）を算出する。遮光率の算出の詳細については後で説明する。

#### 【0041】

図4(b)は、ゲイン補正部313の構成を示す図である。ゲイン補正部313は、補正量換算処理部3131と、ゲイン乗算処理部3132とを有している。補正量換算処理部3131は、遮光率算出処理部3122で算出された位相差検出画素の開口向き毎の遮光率に従って位相差検出画素の画素出力を補正するためのゲイン補正量を算出する。ゲイン補正量の算出の詳細については後で説明する。ゲイン乗算処理部3132は、位相差検出画素の画素出力に補正量換算処理部3131で算出されたゲイン補正量を乗じることによって位相差検出画素の画素出力を補正する。

#### 【0042】

次に、位相差検出画素を有する撮像素子において生じる位相差ずれについて図5を参照して説明する。ここで、図5(a)は、撮像素子21aにおける像の結像状態を示す。また、図5(b)は、位相差検出画素21bにおける像の結像状態を示す。

#### 【0043】

説明を簡単にするために被写体が点光源であり、撮影レンズ11が合焦状態であるとすると、被写体から出射され、撮影レンズ11の光軸中心に対して対称な異なる瞳領域を通過した対をなす被写体光束は撮像素子21上の同一の位置に結像される。このことは、撮像素子21aに形成される被写体像のピーク位置と位相差検出画素21bに形成される被写体像のピーク位置とが一致することを意味している。ここで、撮像素子21aについては、図5(a)に示すように、異なる瞳領域を通過した対をなす被写体光束の両方が入射する。したがって、撮像素子21aについては、光量の低下がない。一方、位相差検出画素21bについては、図5(b)に示すように、対をなす被写体光束の一方のみが撮像素子21に入射する。したがって、位相差検出画素21bについては、光量の低下が生じる。

#### 【0044】

一方、撮影レンズ11が非合焦状態であるとき、被写体から出射され、撮影レンズ11の異なる瞳領域を通過した対をなす被写体光束は、撮像素子21上の異なる位置に結像する。すなわち、これらの対をなす被写体光束によって形成される被写体像の間には位相差が生じる。この位相差を右開口位相差検出画素と左開口位相差検出画素とのそれぞれで検出される被写体像の相関関係から検出することにより、撮影レンズ11のデフォーカス量及びデフォーカス方向が検出される。ここで、撮像素子21aについては、図5(a)に示すように、異なる瞳領域を通過した被写体光束の両方が入射する。したがって、撮像素子21aについては、光量の低下は生じないものの異なる位置に入射する被写体光束によってぼけが生じる。一方、位相差検出画素21bについては、図5(b)に示すように、対をなす被写体光束の一方のみが撮像素子21に入射する。この場合、撮像素子21aの

10

20

30

40

50



ようなぼけは生じないものの、ピーク位置が、撮影レンズ 11 が合焦状態である場合のピーク位置からずれることになる。本実施形態においては、このようなピーク位置がずれる現象を位相ずれと言うことにする。動画撮影時やライブビュー表示時に位相ずれが発生すると、位相ずれの影響がモアレとして画像として現れる。このようなモアレの影響を画像処理部 31 において補正する。

#### 【0045】

以下、本実施形態の撮像装置の動作を説明する。図 6 は、撮像装置による動画記録処理を示すフローチャートである。図 6 に示すフローチャートの処理は、ROM 43 に記憶されているプログラムに基づいて CPU 29 によって実行される。また、図 6 に示す処理は、静止画記録処理やライブビュー表示処理に対しても適用可能である。

10

#### 【0046】

図 6 のフローチャートの処理が開始されると、CPU 29 は、撮像素子 21 による撮像（露光）を実行させる（ステップ 101）。撮像により得られた画像信号は、予め設定された駆動モードに応じた読み出し方式に従って撮像素子 21 から読み出される。この読み出された画像信号は、A - AMP 25 で増幅され、ADC 27 においてデジタル化された後、撮像データとして DRAM 41 に一時記憶される。

#### 【0047】

次に、CPU 29 は、焦点検出処理を行う（ステップ S 102）。ここでは、CPU 29 は、焦点検出回路 33 に焦点検出処理を実行させる。焦点検出処理の実行指示を受けて、焦点検出回路 33 は、DRAM 41 に一時記憶された撮像データの中から、位相差検出画素に対応した画素データを読み出し、この画素データを用いて公知の位相差法によって撮影レンズ 11 のデフォーカス方向及びデフォーカス量を算出する。次に、CPU 29 は、焦点検出回路 33 により検出された撮影レンズ 11 のデフォーカス方向及びデフォーカス量に基づいて駆動部 17 を制御し、撮影レンズ 11 を合焦させる。

20

#### 【0048】

焦点検出処理の後、CPU 29 は、画像処理部 31 による画像処理を実行させる。これを受けて画像処理部 31 は、撮像データ中の画素の走査を行って画素データを選択する（ステップ S 103）。画素の走査は、例えば撮像データの左上端から右下端に向かうようにして行われる。

#### 【0049】

30

画素データの選択後、画像処理部 31 の WB 補正処理部 311 は、画素データに対してホワイトバランス補正処理を施す（ステップ S 104）。ここで、ホワイトバランス補正処理は、ループ処理の外で行われてもよい。続いて、ゲイン量推定部 312 の比率計算処理部 3121 は、比率計算処理を行う（ステップ S 105）。比率計算処理においては、現在の比率計算処理の対象となる位相差検出画素（画素混合が行われている場合には位相差検出画素の画素出力を含む画素）の画素出力とこの位相差検出画素の周辺の同色の撮像画素（画素混合が行われている場合には位相差検出画素の画素出力を含まない画素）の画素出力との比が算出される。例えば、撮像画素の画素出力を  $N$  とし、位相差検出画素（例えば右開口位相差検出画素）の画素出力を  $r$  としたとき、画素出力の比  $Diff\_pi$  は、以下の（式 1）に従って算出される。

40

$$Diff\_pi = r / N \quad (\text{式 1})$$

#### 【0050】

比率計算処理の後、ゲイン量推定部 312 の遮光率算出処理部 3122 は、遮光率算出処理を行う（ステップ S 106）。以下、遮光率算出処理について説明する。撮像素子 21 の読み出し方式として、例えば混合読み出し又は間引き読み出しが用いられた場合には、読み出し後の画素出力に位相差検出画素の画素出力が混入される可能性がある。位相差検出画素の画素出力が混入される場合、撮像画素の画素出力だけで画素混合が行われた場合に比べて画素出力が低下する。本実施形態における遮光率算出処理においては、撮像素子 21 における位相差検出画素の配置及び読み出し方式に応じて画素混合後の各画素の遮光率が算出される。遮光率は、混合の後の各画素を位相差検出画素と見たときの遮光率（

50

画素出力の低下量)であって、混合された画素出力毎の開口向き毎の位相差検出画素の画素出力の混入数に応じて算出される。開口向き毎の位相差検出画素の画素出力の混入数は、撮像素子21における位相差検出画素の配置のされ方と撮像素子21からの画素出力の混合方式(すなわち読み出し方式)とによって決定される。以下、具体的に説明する。

#### 【0051】

図7(a)は、2×2画素混合読み出し前の画素配置を示した図である。また、図7(b)は、2×2画素混合読み出し後の画素配置を示した図である。図7(a)及び図7(b)の上側及び左側に付された数字は、画素の座標を示す。以下の説明では、数字が付されたR画素を含む水平・垂直の2画素は、同一の座標であるとして説明する。また、図7(a)に示すrは左半面が遮光された位相差検出画素(右開口位相差検出画素)であることを示し、図7(a)に示すlは右半面が遮光された位相差検出画素(左開口位相差検出画素)であることを示す。また、図7(b)のrは、右開口位相差検出画素の画素出力が混入されている画素であることを示し、図7(b)のlは、左開口位相差検出画素の画素出力が混入されている画素であることを示し、図7(b)のNは、r、lと同色の画素であって位相差検出画素の画素出力が混入されていない画素であることを示す。

#### 【0052】

図7(a)で示したような画素配置に対して2×2画素混合読み出しが行われる場合、水平・垂直2画素ずつの同色の画素出力が混合される。混合の手法としては、例えば加算平均、積算、重み付け加算平均の何れかが考えられる。例えば、図7(a)に示す座標(1,1)、座標(1,2)、座標(2,1)、座標(2,2)の4個のR画素の画素出力が混合されることにより、図7(b)の座標(1,1)のR画素の画素出力が得られる。R画素以外の他の色も同様にして混合が行われる。ここで、図7(a)に示すように、位相差検出画素がG(Gb)画素の位置に配置されているとすると、各座標のGb画素を混合した際に、混合後の画素出力に位相差検出画素の画素出力が混入される場合がある。例えば、図7(a)の太枠内の画素出力が混合された場合には、位相差検出画素の画素出力が混入される。図7(b)から分かるように、2×2画素混合読み出しの場合には、混合後の各Gb位置の画素出力には、1個ずつ位相差検出画素の画素出力が混入される。このような位相差検出画素の画素出力が混入された画素は、混合読み出し後も位相差検出画素として利用できる。

#### 【0053】

図8(a)は、3×3画素混合読み出し前の画素出力を示した図である。また、図8(b)は、3×3画素混合読み出し後の画素出力を示した図である。図8(a)で示したような画素配置に対して3×3画素混合読み出しが行われる場合、水平・垂直3画素ずつの同色の画素データが混合される。例えば、図8(a)に示す座標(2,1)、座標(2,2)、座標(2,3)、座標(3,1)、(3,2)、(3,3)、(4,1)、(4,2)、(4,3)の9個のR画素の画素出力が混合されることにより、図8(b)の座標(1,1)のR画素の画素出力が得られる。R画素以外の他の色も同様にして混合が行われる。なお、図8(a)及び図8(b)で示した例では1行目の画素出力については混合に用いられてないが、1行目の画素出力が混合に用いられてもよい。ここで、図7の例と同様、位相差検出画素がG(Gb)画素の位置に配置されているとすると、各座標のGb画素を混合した際に、混合後の画素出力に位相差検出画素の画素出力が混入される場合がある。例えば、図8(a)の太枠内の画素出力を混合した場合に位相差検出画素の画素出力が混入される。図8(b)から分かるように、3×3画素混合読み出しの場合には、位置によって位相差検出画素の画素出力の混入数が異なる。さらに、位置によっては右開口位相差検出画素の画素出力と左開口位相差検出画素の画素出力の両方が混入される場合がある。

#### 【0054】

位相差検出画素の混入数が1個である画素については、ステップS105で計算された比率が遮光率として用いられる。例えば、2×2画素混合読み出しの場合、位相差検出画素の画素出力が混入される場合には、必ず1個の位相検出画素の画素出力が混入される。

したがって、位相差検出画素の画素出力が混入されるすべての画素についてステップ S 105 で計算された比率を遮光率として利用することができる。例えば、図 7 (b) の画素  $r_1$  の遮光率は、画素  $r_1$  の画素出力を  $r_1$  とし、画素  $r_1$  の周辺の同色画素 N の画素出力を N としたとき、以下の (式 2) に従って算出される。画素  $r_1$  についても同様にして遮光率を算出することができる。さらに、 $3 \times 3$  画素混合読み出しの場合、画素  $r_1$  と画素  $r_1$  については (式 1) と同様に遮光率を算出することができる。

$$\text{画素 } r_1 \text{ の遮光率} = r_1 / N \quad (\text{式 2})$$

【0055】

一方、位相差検出画素の混入数が 2 個以上である画素については、混合後の画素の画素出力に開口向きの異なる位相差検出画素の画素出力が混入されているか否かに応じて異なる演算に従って遮光率が算出される。

10

まず、混合後の画素の画素出力に開口向きの異なる位相差検出画素の画素出力が混入されていない画素である画素  $r_2$ 、 $r_2$  については、(式 2) と同様にして 2 個分の位相差検出画素の画素出力が混入された状態の遮光率が計算された後で、位相差検出画素の混入数が 1 個だったとしたときの遮光率に換算する計算が行われる。例えば、図 8 (b) の画素  $r_2$  の混合に用いられた個々の位相差検出画素  $r_1$  の遮光率は、画素  $r_2$  の画素出力を  $r_2$  とし、画素  $r_2$  の周辺の同色画素 N の画素出力を N としたとき、以下のように算出される。画素  $r_2$  についても同様にして遮光率を算出することができる。

【0056】

(式 2) から画素  $r_2$  の遮光率は、以下の (式 3) で示すように算出される。

20

$$\text{画素 } r_2 \text{ の遮光率} = r_2 / N \quad (\text{式 3})$$

ここで、 $(1 - \text{遮光率})$  で計算される値を採光率と定義すると、画素  $r_2$  の採光率は、以下の (式 4) で示すように算出される。

$$\text{画素 } r_2 \text{ の採光率} = 1 - \text{画素 } r_2 \text{ の遮光率} \quad (\text{式 4})$$

光束の入射のし難さを示す遮光率に対し、採光率は光束の入射のし易さを示す。ところで、(式 4) は 2 個の位相差検出画素が混入された状態の採光率である。これから位相差検出画素の混入数が 1 個だったとしたときの採光率は、2 個の位相差検出画素が混入された状態の採光率の平均値として算出される。したがって、1 個の画素  $r_1$  の採光率は、以下の (式 5) で示すように算出される。

$$\text{画素 } r_1 \text{ の採光率} = \text{画素 } r_2 \text{ の採光率} / 2 \quad (\text{式 5})$$

30

したがって、前述の採光率の定義から、1 個の画素  $r_1$  の遮光率は、以下の (式 6) で示すように算出される。

$$\text{画素 } r_1 \text{ の遮光率} = 1 - \text{画素 } r_1 \text{ の採光率} \quad (\text{式 6})$$

【0057】

次に、混合後の画素の画素出力に開口向きの異なる位相差検出画素の画素出力が混入されている画素である画素  $r_{111}$ 、 $r_{112}$ 、 $r_{212}$ 、 $r_{211}$  についても、(式 2) と同様にして 2 個分の位相差検出画素の画素出力が混入された状態の遮光率が計算された後で、位相差検出画素の混入数が 1 個だったとしたときの遮光率に換算する計算が行われる。ただし、右開口位相差検出画素と左開口位相差検出画素とでは別々に遮光率が計算される。右開口位相差検出画素と左開口位相差検出画素とで別々に遮光率を計算するためには、遮光率に関する連立方程式を立てる。例えば、図 8 (b) の画素  $r_{211}$  及び画素  $r_{112}$  の混合に用いられた位相差検出画素  $r$  の遮光率及び位相差検出画素  $r_1$  の遮光率は、画素  $r_{211}$  の画素出力を  $r_{211}$  とし、画素  $r_{112}$  の画素出力を  $r_{112}$  とし、画素  $r_{211}$  及び画素  $r_{112}$  の周辺の同色画素 N の画素出力を N としたとき、以下のように算出される。他の画素についても同様にして遮光率を算出することができる。

40

(式 2) から画素  $r_{211}$  及び画素  $r_{112}$  の遮光率は、それぞれ以下の (式 7) で示すように算出される。

$$\text{画素 } r_{211} \text{ の遮光率} = r_{211} / N$$

$$\text{画素 } r_{112} \text{ の遮光率} = r_{112} / N \quad (\text{式 7})$$

ここで、画素  $r_{211}$  の遮光率は 2 個の画素  $r$  の遮光率と 1 個の画素  $r_1$  の遮光率の和であ

50

り、画素  $r1l2$  の遮光率は 1 個の画素  $r$  の遮光率と 2 個の画素  $l$  の遮光率の和であると考えることができる。したがって、以下の (式 8) で示す連立方程式が成り立つ。

【 0 0 5 8 】

【数 1】

$$\begin{pmatrix} 2 & 1 \\ 1 & 2 \end{pmatrix} \begin{pmatrix} r \text{ の遮光率} \\ l \text{ の遮光率} \end{pmatrix} = \begin{pmatrix} (r2l1) \text{ の遮光率} \\ (r1l2) \text{ の遮光率} \end{pmatrix} \quad (\text{式 8})$$

【 0 0 5 9 】

(式 8) の連立方程式の解は (式 9) のようになる。(式 9) に (式 7) の結果を代入することで位相差検出画素  $r$  の遮光率及び位相差検出画素  $l$  の遮光率が得られる。

10

【 0 0 6 0 】

【数 2】

$$\begin{pmatrix} r \text{ の遮光率} \\ l \text{ の遮光率} \end{pmatrix} = \begin{pmatrix} 2 & 1 \\ 1 & 2 \end{pmatrix}^{-1} \begin{pmatrix} (r2l1) \text{ の遮光率} \\ (r1l2) \text{ の遮光率} \end{pmatrix} \quad (\text{式 9})$$

【 0 0 6 1 】

ここで、本実施形態では、 $2 \times 2$  画素混合読み出しと  $3 \times 3$  画素混合読み出しの場合の遮光率の算出処理を示したが、他の読み出しであっても同様の考え方によって遮光率が算出される。ただし、遮光率算出処理を行うのに先立って、混合された画素出力毎の開口向き毎の位相差検出画素の画素出力の混入数が既知であるものとする。位相差検出画素の画素出力の混入数が未知である場合には、撮像素子 2 1 における位相差検出画素の配置や読み出し方式から位相差検出画素の画素出力の混入数を算出する必要がある。

20

【 0 0 6 2 】

また、前述したように、右開口位相差検出画素の画素出力と左開口位相差検出画素の画素出力とが混入されている画素については、連立方程式を解く等の複雑な処理が必要とされる。したがって、計算負荷の低減のため、右開口位相差検出画素の画素出力と左開口位相差検出画素の画素出力とが混入されている画素については、遮光率算出に用いなくてもよい。この場合、右開口位相差検出画素の画素出力と左開口位相差検出画素の画素出力とが混入されていない画素のみを用いて、ゲイン量推定を行う。

30

【 0 0 6 3 】

ここで、図 6 の説明に戻る。遮光率算出処理野後、画像処理部 3 1 は、ループ処理の終了判定として、画素の走査が終了したか否かを判定する (ステップ S 1 0 7)。画素の走査が終了していないと画像処理部 3 1 において判定された場合には、ループ処理が継続される。一方、画素の走査が終了したと画像処理部 3 1 において判定された場合には、ループ処理が終了される。ループ処理の終了後、ゲイン補正部 3 1 3 の補正量換算処理部 3 1 3 1 は、補正量換算処理を行う (ステップ S 1 0 8)。補正量換算処理は、遮光率算出処理によって算出された 1 個の画素  $r$  及び画素  $l$  の遮光率を用いてゲイン補正量を算出する処理である。以下、補正量換算処理について説明する。

【 0 0 6 4 】

40

位相差検出画素の混入数が 1 個である画素については、ステップ S 1 0 5 で計算された比率が 遮光率 として用いられる。一方、位相差検出画素の混入数が 2 個以上である画素の 遮光率 は、例えば混合に用いられた画素の 遮光率 の相加平均値である。ただし、撮像素子の採光率は 1 であるとする。この場合、例えば画素  $l2$  の 遮光率 は、以下の (式 1 0) で示すようにして算出される。また、画素  $r2l1$  の 遮光率 は、以下の (式 1 1) で示すようにして算出される。

【数 3】

$$l2\text{の遮光率} = \frac{(1-l\text{の遮光率}) \times 2 + (\text{総混合画素数} - 2)}{\text{総混合画素数}} \quad (\text{式} 10)$$

$$r2l1\text{の遮光率} = \frac{(1-r\text{の遮光率}) \times 2 + (1-l\text{の遮光率} \times 1 + (\text{総混合画素数} - 3))}{\text{総混合画素数}} \quad (\text{式} 11)$$

補正量換算処理の後、ゲイン補正部 313 のゲイン乗算処理部 3132 は、ゲイン補正処理を行う（ステップ S109）。ゲイン補正処理においては、ステップ S108 の補正量換算処理で得られた遮光率から求められるゲイン補正量を位相差検出画素の画素出力に乘じる処理が行われる。これにより、位相差検出画素の画素出力が混入された画素における光量低下が補正される。したがって、画質劣化が補正される。

【0065】

ゲイン補正処理の後、補間判断処理部 314 は、ゲイン補正部 313 でゲイン補正された位相差検出画素の画素出力の適用割合を判断する（ステップ S110）。前述したように、適用割合は、例えばゲイン補正がされた位相差検出画素（画素混合が行われている場合には位相差検出画素の画素出力を含む画素）の画素出力と位相差検出画素の周辺の撮像素子（画素混合が行われている場合には位相差検出画素の画素出力を含まない画素）の画素出力との重み付け加算の際の重み付け係数である。なお、右開口位相差検出画素の画素出力と左開口位相差検出画素の画素出力とが混入されている画素であってゲイン補正が行われなかった画素については、周辺画素を用いた補間画素の適用割合が 1 になる。補間判断処理部 314 による判断の後、補間処理部 315 は、補間判断処理部 314 で判断された適用割合に従ってゲイン補正部 313 でゲイン補正された位相差検出画素（画素混合が行われている場合には位相差検出画素の画素出力を含む画素）の画素出力とその周辺の撮像素子（画素混合が行われている場合には位相差検出画素の画素出力を含まない画素）の画素出力とを重み付け加算する補間処理を行う（ステップ S111）。

【0066】

補間処理の後、画像処理部 31 は、補間処理以後の画像処理を実行する（ステップ S112）。画像処理の終了後、CPU 29 は、画像処理の結果として DRAM 41 に一時記憶された画像データを記録媒体 45 に記録する（ステップ S113）。次に、CPU 29 は、動画記録を停止させるか否かを判定する（ステップ S114）。ここでは、CPU 29 は、操作部 19 のリリース釦の操作状態を判定する。すなわち、リリース釦が再び押された場合に、CPU 29 は、動画記録を停止させると判定する。

【0067】

ステップ S114 において、動画記録を停止させないと判定した場合に、CPU 29 は、処理をステップ S101 に戻し、動画記録を続行する。一方、ステップ S114 において、動画記録を停止させると判定した場合に、CPU 29 は、図 6 の処理を終了させる。

【0068】

以上説明したように本実施形態においては、撮像素子 21 における位相差検出画素の配置や読み出し方式に応じた混合後の画素の組毎の位相差検出画素の画素出力の混入数に応じて混合後の各画素についてのゲイン補正量を算出している。これにより、位相差検出画素の配置や読み出し方式によらずに位相差検出画素による画質の低下をより抑えることが可能である。

【0069】

ここで、本実施形態で例示した遮光率の計算の手法は、一例である。遮光率は、四則演算を適宜組み合わせることによって計算され得る。

【0070】

また、本実施形態では、混合後の画素出力における位相差検出画素の画素出力の混入数

10

20

30

40

50

に従って遮光率を算出する例が示されているが、逆に撮像素子の画素出力の混入数から遮光率が算出されてもよい。撮像素子の画素出力の混入数は、（混合に用いられた画素の組の総画素数）－（混入された位相差検出画素の画素数）であるので、この関係から前述の各式を用いて遮光率を算出できる。

#### 【0071】

以上実施形態に基づいて本発明を説明したが、本発明は上述した実施形態に限定されるものではなく、本発明の要旨の範囲内で種々の変形や応用が可能なことは勿論である。また、前述の各動作フローチャートの説明において、便宜上「まず」、「次に」等を用いて動作を説明しているが、この順で動作を実施することが必須であることを意味するものではない。

10

#### 【0072】

また、上述した実施形態による各処理は、CPU 29に実行させることができるプログラムとして記憶させておくこともできる。この他、メモリカード（ROMカード、RAMカード等）、磁気ディスク（フロッピディスク、ハードディスク等）、光ディスク（CD-ROM、DVD等）、半導体メモリ等の外部記憶装置の記憶媒体に格納して配布することができる。そして、CPU 29は、この外部記憶装置の記憶媒体に記憶されたプログラムを読み込み、この読み込んだプログラムによって動作が制御されることにより、上述した処理を実行することができる。

#### 【0073】

さらに、上記した実施形態には種々の段階の発明が含まれており、開示される複数の構成要件の適当な組合せにより種々の発明が抽出され得る。例えば、実施形態に示される全構成要件からいくつかの構成要件が削除されても、上述したような課題を解決でき、上述したような効果が得られる場合には、この構成要件が削除された構成も発明として抽出され得る。

20

#### 【符号の説明】

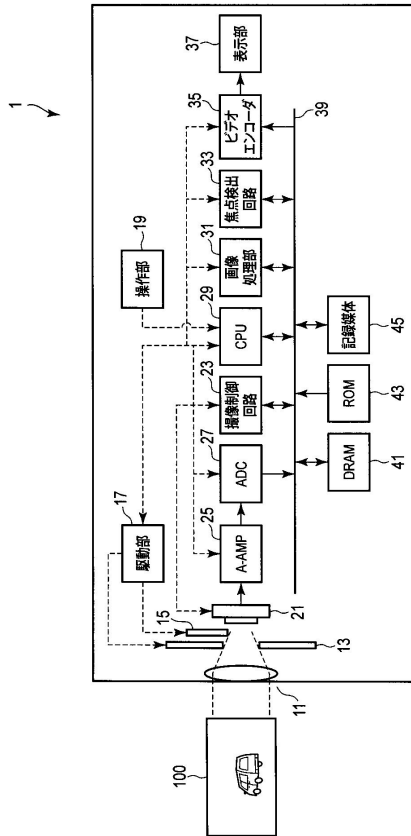
#### 【0074】

11...撮影レンズ、13...絞り、15...メカシャッタ、17...駆動部、19...操作部、21...撮像素子、23...撮像制御回路、31...画像処理部、33...焦点検出回路、35...ビデオエンコーダ、37...表示部、39...バス、41...DRAM、43...ROM、45...記録媒体、311...ホワイトバランス（WB）補正処理部、312...ゲイン量推定部、313...ゲイン補正部、314...補間判断処理部、315...補間処理部、316...同時化処理部、317...輝度特性変換部、318...エッジ強調処理部、319...ノイズ低減（NR）処理部、320...色再現処理部、3121...比率計算処理部3121、3122...遮光率算出処理部、3131...補正量換算処理部、3132...ゲイン乗算処理部

30

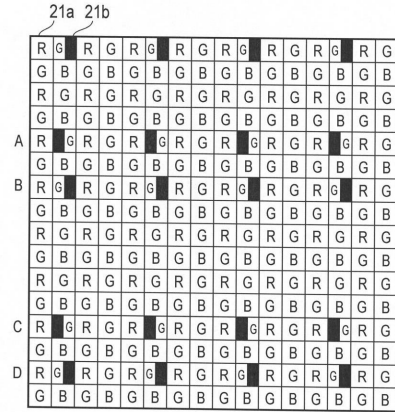
【図 1】

図 1



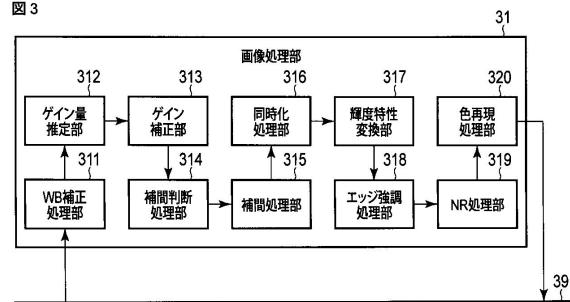
【図 2】

図 2



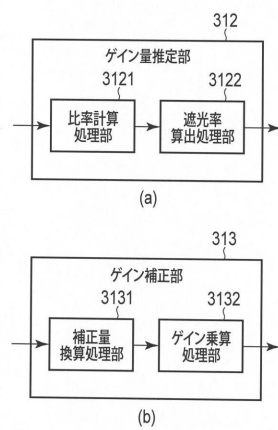
【図 3】

図 3



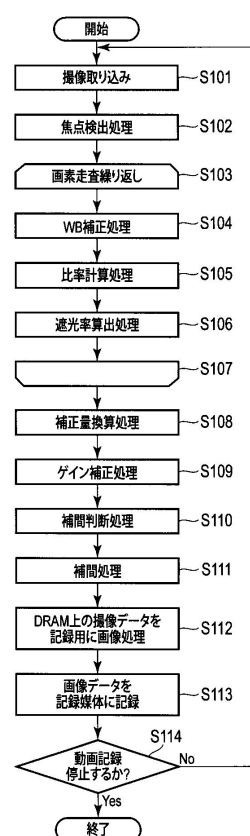
【図 4】

図 4



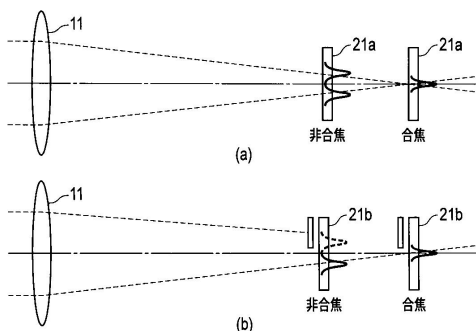
【図 6】

図 6



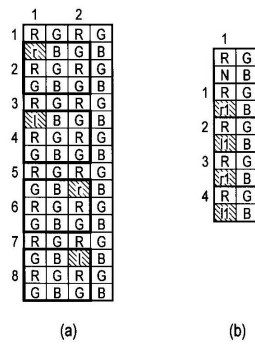
【図 5】

図 5



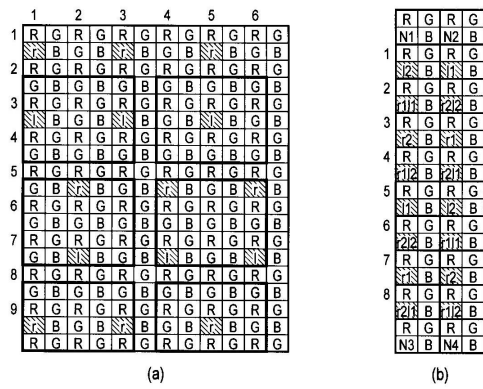
## 【図 7】

図 7



## 【図 8】

図 8





## フロントページの続き

(51)Int.Cl. F I  
**G 0 3 B 13/36 (2006.01)** G 0 3 B 13/36

- (74)代理人 100158805  
 弁理士 井関 守三
- (74)代理人 100172580  
 弁理士 赤穂 隆雄
- (74)代理人 100179062  
 弁理士 井上 正
- (74)代理人 100124394  
 弁理士 佐藤 立志
- (74)代理人 100112807  
 弁理士 岡田 貴志
- (74)代理人 100111073  
 弁理士 堀内 美保子
- (72)発明者 岡澤 淳郎  
 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリンパス株式会社内
- (72)発明者 山崎 輝彬  
 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリンパス株式会社内
- (72)発明者 福富 武史  
 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリンパス株式会社内

審査官 粕谷 満成

(56)参考文献 特開 2 0 1 3 - 0 1 5 5 6 6 ( J P , A )

(58)調査した分野(Int.Cl. , D B 名)

H 0 4 N 5 / 3 4 7  
 H 0 4 N 5 / 2 3 2  
 H 0 4 N 5 / 3 6 9  
 G 0 2 B 7 / 2 8  
 G 0 2 B 7 / 3 4  
 G 0 3 B 1 3 / 3 6