

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成25年6月6日 (2013.6.6)

【公開番号】特開2011-247981(P2011-247981A)

【公開日】平成23年12月8日 (2011.12.8)

【年通号数】公開・登録公報2011-049

【出願番号】特願2010-119153(P2010-119153)

【国際特許分類】

G 0 9 G 3/30 (2006.01)

G 0 9 G 3/20 (2006.01)

H 0 1 L 51/50 (2006.01)

【 F I 】

G 0 9 G 3/30 J

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 4 1 D

G 0 9 G 3/20 6 1 2 E

G 0 9 G 3/20 6 2 3 V

G 0 9 G 3/20 6 2 3 D

G 0 9 G 3/20 6 2 3 C

G 0 9 G 3/20 6 4 2 L

G 0 9 G 3/20 6 1 1 H

G 0 9 G 3/20 6 1 1 J

G 0 9 G 3/20 6 4 2 A

G 0 9 G 3/20 6 4 2 E

G 0 9 G 3/20 6 7 0 K

G 0 9 G 3/20 6 2 3 R

H 0 5 B 33/14 A

【手続補正書】

【提出日】平成25年4月18日 (2013.4.18)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

電源線と、データ線と、電流量に応じた輝度で発光する発光素子、記憶容量、ゲート電極が前記記憶容量を介して前記データ線に接続され前記記憶容量が記憶する電位差に基づいて前記発光素子へ流れる電流を制御する駆動トランジスタ、前記駆動トランジスタのゲート電極とドレイン電極との間に設けられたリセットスイッチ、および前記記憶容量の前記駆動トランジスタ側の一端と前記データ線との接続をオンオフするデータ線接続スイッチを含む画素回路と、を含む画像表示装置の駆動方法であって、

前記データ線接続スイッチをオンするとともに、前記電源線から前記記憶容量の前記一端に流れる第 1 の電流経路と前記電源線から前記発光素子に流れる第 2 の電流経路とを遮断するプリチャージステップと、

前記プリチャージステップの後に、前記リセットスイッチをオン状態としつつ前記データ線が前記記憶容量の他端にデータ信号を入力するデータ記憶ステップと、

を含むことを特徴とする画像表示装置の駆動方法。

**【請求項 2】**

前記プリチャージステップは、前記データ線接続スイッチをオンし、前記リセットスイッチをオフするとともに前記駆動トランジスタのドレイン電極から前記発光素子に流れる電流の経路を遮断する、

ことを特徴とする請求項 1 に記載の画像表示装置の駆動方法。

**【請求項 3】**

前記プリチャージステップは、前記データ線接続スイッチをオンし、前記電源線と前記駆動トランジスタのソース電極との間の電流経路を遮断する、

ことを特徴とする請求項 1 に記載の画像表示装置の駆動方法。

**【請求項 4】**

前記プリチャージステップでは、前記データ線接続スイッチをオンし、前記電源線と前記駆動トランジスタのソース電極との間の電流経路を遮断するとともに、前記発光素子から前記記憶容量の前記一端への電流経路を確保する、

ことを特徴とする請求項 3 に記載の画像表示装置の駆動方法。

**【請求項 5】**

前記プリチャージステップでは、前記データ線接続スイッチをオンし、前記電源線と前記駆動トランジスタのソース電極との間の電流経路を遮断した後に、前記発光素子から前記記憶容量の前記一端への電流経路を確保する、

ことを特徴とする請求項 3 に記載の画像表示装置の駆動方法。

**【手続補正 2】**

**【補正対象書類名】** 明細書

**【補正対象項目名】** 0 0 5 6

**【補正方法】** 変更

**【補正の内容】**

**【0 0 5 6】**

また電源制御スイッチ S W P、リセットスイッチ S W R、および点灯制御スイッチ S W I は電流経路制御部 C C U を構成している。データ線接続スイッチ S W C と、点灯制御スイッチ S W I と、リセットスイッチ S W R と、電源制御スイッチ S W P とは n チャンネル型の薄膜トランジスタである。本実施形態では画素回路 P C の行に対応して電源制御線 P S C が設けられている。データ線接続スイッチ S W C のゲート電極はデータ線接続制御線 R J D に、リセットスイッチ S W R のゲート電極はリセット制御線 R E S に、点灯制御スイッチ S W I のゲート電極は点灯制御線 I L M に、電源制御スイッチ S W P は電源制御線 P S C に接続されている。