

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成26年2月13日(2014.2.13)

【公表番号】特表2013-515299(P2013-515299A)

【公表日】平成25年5月2日(2013.5.2)

【年通号数】公開・登録公報2013-021

【出願番号】特願2012-544896(P2012-544896)

【国際特許分類】

G 06 F 12/06 (2006.01)

【F I】

G 06 F 12/06 5 1 5 H

【手続補正書】

【提出日】平成25年12月16日(2013.12.16)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数のメモリチャネルの間で分散させられる画像情報を、前記複数のメモリチャネルのサブセットの間で分散させられるように構成される再構成された画像情報へと移動させるように動作するメモリ回路を備える回路。

【請求項2】

前記サブセット以外の前記複数のメモリチャネルの少なくとも1つを電力節約モードへと選択的に制御するように動作する電力管理回路を更に備える請求項1の回路。

【請求項3】

前記電力管理回路は前記複数のメモリチャネルの前記少なくとも1つに対するメモリチャネル自己リフレッシュを有効化することによって前記複数のメモリチャネルの前記少なくとも1つを前記電力節約モードへと制御する請求項2の回路。

【請求項4】

前記電力管理回路は前記複数のメモリチャネルの前記少なくとも1つをパワーダウンすることによって前記複数のメモリチャネルの前記少なくとも1つを前記電力節約モードへと制御する請求項2の回路。

【請求項5】

前記再構成された画像情報は圧縮される請求項1の回路。

【請求項6】

静止画像を検出するように動作する静止画像検出回路を更に備え、前記メモリ回路は前記静止画像検出回路が前記静止画像を検出することに応答して前記画像情報を移動させるように動作する請求項1の回路。

【請求項7】

前記再構成された画像情報に基づいてディスプレイを制御するように動作するディスプレイ制御器回路を更に備え、前記メモリ回路は前記再構成された画像情報がどのように構成されるのかを表すタイミング情報を前記ディスプレイ制御器に供給するように動作する請求項1の回路。

【請求項8】

画像タイミング装置によって行われる方法であって、

複数のメモリチャネルの間で分散させられるように構成される静止画像情報を、前記複

数のメモリチャネルのサブセットの間で分散させられるように構成される再構成された画像情報へと移動させることを備える方法。

【請求項 9】

前記サブセット以外の前記複数のメモリチャネルの少なくとも 1 つを電力節約モードへと選択的に制御することを更に備える請求項 8 の方法。

【請求項 10】

前記複数のメモリチャネルの前記少なくとも 1 つは前記電力節約モードの場合にメモリチャネル自己リフレッシュモードにある請求項 9 の方法。

【請求項 11】

前記複数のメモリチャネルの前記少なくとも 1 つは前記電力節約モードの場合にパワーダウンされる請求項 9 の方法。

【請求項 12】

前記再構成された画像情報は圧縮される請求項 8 の方法。

【請求項 13】

静止画像を検出することと、前記静止画像を検出することに応答して前記画像情報を移動させることと、を更に備える請求項 8 の方法。

【請求項 14】

前記再構成された画像情報がどのように構成されるのかを表すタイミング情報をディスプレイ制御器に供給することを更に備える請求項 8 の方法。

【請求項 15】

複数のメモリチャネルの間で分散させられるように構成される画像情報を、前記複数のメモリチャネルのサブセットの間で分散させられるように構成される再構成された画像情報へと移動させるように動作するメモリ回路と、

前記再構成された画像情報に基づいて画像をディスプレイするように動作するディスプレイと、を備えるデバイス。

【請求項 16】

前記サブセット以外の前記複数のメモリチャネルの少なくとも 1 つを電力節約モードへと選択的に制御するように動作する電力管理回路を更に備える請求項 15 のデバイス。

【請求項 17】

前記電力管理回路は前記複数のメモリチャネルの前記少なくとも 1 つに対するメモリチャネル自己リフレッシュを有効化することによって前記複数のメモリチャネルの前記少なくとも 1 つを前記電力節約モードへと制御する請求項 16 のデバイス。

【請求項 18】

前記電力管理回路は前記複数のメモリチャネルの前記少なくとも 1 つをパワーダウンすることによって前記複数のメモリチャネルの前記少なくとも 1 つを前記電力節約モードへと制御する請求項 16 のデバイス。

【請求項 19】

前記再構成された画像情報は圧縮される請求項 15 のデバイス。

【請求項 20】

前記再構成された画像情報に基づいて前記ディスプレイを制御するように動作するディスプレイ制御器回路を更に備え、前記メモリ回路は前記再構成された画像情報がどのように構成されるのかを表すタイミング情報を前記ディスプレイ制御器に供給するように動作する請求項 15 のデバイス。