

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成28年9月29日 (2016.9.29)

【公表番号】特表2016-524748(P2016-524748A)

【公表日】平成28年8月18日 (2016.8.18)

【年通号数】公開・登録公報2016-049

【出願番号】特願2016-514497(P2016-514497)

【国際特許分類】

G 0 6 F 9/30 (2006.01)

G 0 6 F 9/38 (2006.01)

G 0 6 F 11/14 (2006.01)

【 F I 】

G 0 6 F 9/30 3 8 0 R

G 0 6 F 9/38 3 8 0 A

G 0 6 F 11/14 6 0 7

G 0 6 F 11/14 6 4 1 B

【手続補正書】

【提出日】平成28年7月26日 (2016.7.26)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 2

【補正方法】変更

【補正の内容】

【 0 0 0 2 】

関連出願の相互参照

本出願は、2014年2月10日に出願した「PROCESSOR THAT PERFORMS APPROXIMATE COMPUTING INSTRUCTIONS ; PROCESSOR THAT RECOVERS FROM EXCESSIVE APPROXIMATE COMPUTING ERROR ; PROCESSOR WITH APPROXIMATE COMPUTING FUNCTIONAL UNIT」という名称の米国仮特許出願第 61 / 937 , 741 号に基づいて優先権を主張し、参照によりその全体が本明細書に組み込まれている。

本出願は、共に同時に出願された下記の米国非仮特許出願に関連し、参照によりその各々の全体が本明細書に組み込まれている： 1 4 5 2 2 5 1 2、1 4 5 2 2 5 2 0、1 4 5 2 2 5 3 0。