



(19) 대한민국특허청(KR)

(12) 등록특허공보(B1)

(45) 공고일자 2015년11월09일

(11) 등록번호 10-1567732

(24) 등록일자 2015년11월03일

(51) 국제특허분류(Int. Cl.)

H04B 7/14 (2006.01)

(21) 출원번호 10-2014-0142679

(22) 출원일자 2014년10월21일

심사청구일자 2014년10월21일

(56) 선행기술조사문헌

KR1020140021813 A*

Hyun Jong Yang 외 2명, "Asymptotic Capacity of the Separated MIMO Two-Way Relay Channel," IEEE TRANSACTIONS ON INFORMATION THEORY, Vol. 57, No. 11, p. 7542, (2011.11)*

Hyun Jong Yang 외 3명, "Achievable Sum-Rate of MU-MIMO Cellular Two-Way Relay Channels: Lattice Code-Aided Linear Precoding," IEEE JOURNAL ON SELECTED AREAS IN COMMUNICATIONS, Vol. 30, No. 8, p. 1304,*

*는 심사관에 의하여 인용된 문헌

(73) 특허권자

경상대학교산학협력단

경상남도 진주시 진주대로 501 (가좌동)

(72) 발명자

정방철

경상남도 통영시 서송정3길 21-18, 101호 (봉평동, 로즈빌)

양현중

울산광역시 울주군 범서읍 대리로 15-17, 707동 1002호 (구영우미린2차아파트)

(74) 대리인

특허법인 무한

전체 청구항 수 : 총 15 항

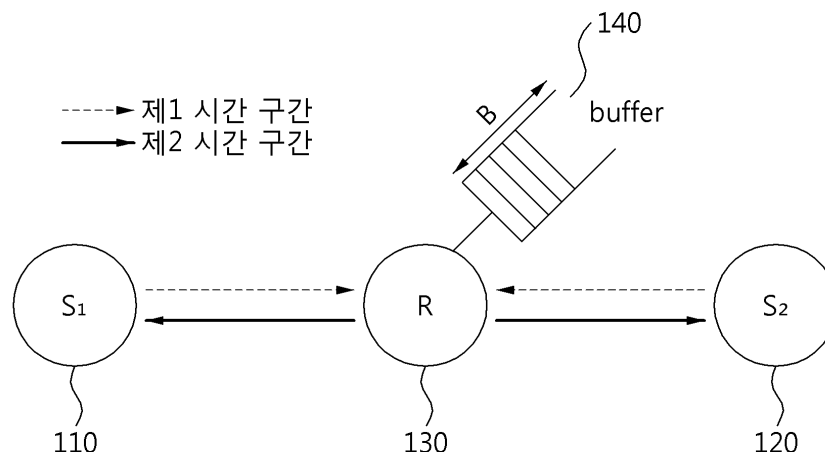
심사관 : 신상길

(54) 발명의 명칭 격자코드를 활용한 버퍼 기반 양방향 릴레이 통신 시스템

(57) 요약

릴레이 노드가 개시된다. 일 실시예는 제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신하고, 상기 전송 신호들을 포함하는 수신 신호를 버퍼에 저장하는 수신기, 격자 코드의 격자에서 선택된 코드워드를 기초로 상기 수신 신호와 대응하는 대응 신호를 생성하고, 상기 대응 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성하고, 상기 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성하는 프로세서, 및 상기 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송하는 전송기를 포함한다.

대표도 - 도1



이 발명을 지원한 국가연구개발사업

과제고유번호 1711006626

부처명 미래창조과학부

연구관리전문기관 한국방송통신전파진흥원

연구사업명 모바일서비스-서비스-지능형 자율 서비스 플랫폼

연구과제명 단말 협업형 Giga급 스마트 클라우드릿 핵심 기술 개발

기 여 율 1/1

주관기관 한국과학기술원

연구기간 2013.04.01 ~ 2017.03.31

명세서

청구범위

청구항 1

제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신하고, 상기 전송 신호들을 포함하는 수신 신호를 버퍼에 저장하는 수신기;

격자 코드의 격자에서 선택된 코드워드를 기초로 상기 수신 신호와 대응하는 대응 신호를 생성하고, 상기 대응 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성하고, 상기 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성하는 프로세서; 및

상기 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송하는 전송기

를 포함하고,

상기 버퍼의 사이즈는 상기 제1 시간 구간에 포함된 시간 슬롯의 개수와 대응하고, 상기 릴레이 방송 신호의 데이터 레이트는 상기 버퍼의 사이즈를 기초로 결정되는, 릴레이 노드.

청구항 2

제1항에 있어서,

상기 프로세서는,

상기 격자 코드의 복수의 격자에서 상기 복수 개의 소스 노드들 각각에 대응하여 선택된 코드워드들의 합을 기초로 상기 대응 신호를 생성하는,

릴레이 노드

청구항 3

제2항에 있어서,

상기 수신기는,

상기 수신 신호($y_R^{(i)}$)를 나타내는 $y_R^{(i)} = h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 를 상기 버퍼에 저장하고,

상기 프로세서는,

상기 코드워드를 기초로 상기 수신 신호와 대응하는 대응 신호($x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$)를 생성하고,

$z_R^{(i)}$ 은 노이즈를 나타내고, $s_1^{(i)}$ 및 $s_2^{(i)}$ 는 복수 개의 소스 노드들이 전송한 전송 신호이고, $h_{1R}^{(i)}$ 및 $h_{2R}^{(i)}$ 는 복수 개의 소스 노드들 각각과 릴레이 노드 사이에 형성된 채널이고, $x_1^{(i)}$ 및 $x_2^{(i)}$ 각각은 복수 개의 격자들 (Λ_1 및 Λ_2) 각각에서 선택된 코드워드이고, i 는 제1 시간 구간의 i 번째 시간 슬롯의 인덱스 인,

릴레이 노드.

청구항 4

제3항에 있어서,

상기 프로세서는,

$$s_1^{(i)} = \frac{x_1^{(i)}}{h_{1R}^{(i)}}, \quad s_2^{(i)} = \frac{x_2^{(i)}}{h_{2R}^{(i)}}$$

수학적식에 따라 상기 전송 신호를 획득하고, 상기 전송 신호 및 상기 수신 신호에 미리 정의된 조건을 적용하여 상기 대응 신호를 획득하는,

릴레이 노드.

청구항 5

제4항에 있어서,

상기 미리 정의된 조건은,

$$|h_{1R}^{(i)}| \geq |h_{2R}^{(i)}|, \quad \Lambda_1 \subset \Lambda_2, \quad \text{및} \quad |s_1^{(i)}|^2 \leq 1, \quad |s_2^{(i)}|^2 \leq 1 \quad \text{인,}$$

릴레이 노드.

청구항 6

제3항에 있어서,

상기 프로세서는,

상기 대응 신호에 상기 격자 디코딩의 적용을 기초로 상기 릴레이 심볼($x_R^{(i)}$)을 생성하고,

$$x_R^{(i)} = [x_1^{(i)} + x_2^{(i)}]_{\Lambda_1} \quad \text{인,}$$

릴레이 노드.

청구항 7

제1항에 있어서,

상기 전송기는,

상기 제2 시간 구간에 포함된 복수 개의 시간 슬롯들 각각에서 상기 복수 개의 소스 노드들로 동일한 릴레이 방송 신호를 전송하는,

릴레이 노드.

청구항 8

제1항에 있어서,

상기 복수 개의 소스 노드들은 제1 소스 노드 및 제2 소스 노드를 포함하고,

상기 제1 소스 노드는,

상기 릴레이 노드로 전송된 상기 릴레이 방송 신호를 수신하고, 상기 수신한 릴레이 방송 신호에서 상기 제1 소

스 노드가 전송한 전송 신호를 이용하여 상기 제2 소스 노드가 전송한 데이터를 검출하는,
릴레이 노드.

청구항 9

삭제

청구항 10

제1항에 있어서,
상기 제1 시간 구간의 듀레이션 및 상기 제2 시간 구간의 듀레이션은 상기 버퍼를 기초로 적응적으로 조절되는,
릴레이 노드.

청구항 11

릴레이 노드를 통해 상대 소스 노드로부터 데이터를 수신하는 소스 노드에 있어서,
제1 시간 구간 동안 상기 릴레이 노드로 전송 신호를 전송하는 전송기;
제2 시간 구간 동안 상기 릴레이 노드로부터 릴레이 방송 신호를 수신하는 수신기; 및
상기 릴레이 방송 신호에서 상기 전송 신호를 이용하여 상기 상대 소스 노드가 전송한 데이터를 검출하는 프로세서
를 포함하고,
상기 제1 시간 구간 동안 전송된 상기 전송 신호는 상기 릴레이 노드에 대응하는 버퍼에 저장되고,
상기 버퍼의 사이즈는 상기 제1 시간 구간에 포함된 시간 슬롯의 개수와 대응하고, 상기 릴레이 방송 신호의 데이터 레이트는 상기 버퍼의 사이즈를 기초로 결정되는, 소스 노드.

청구항 12

제11항에 있어서,
상기 프로세서는,
상기 제1 시간 구간 동안 상기 상대 소스 노드로부터 수신한 신호들의 모듈로 합을 기초로 상기 릴레이 노드에서 생성된 릴레이 심볼을 상기 릴레이 방송 신호에서 검출하고, 상기 모듈로 합으로부터 상기 전송 신호를 이용하여 상기 데이터를 검출하는,
소스 노드.

청구항 13

제11항에 있어서,
상기 프로세서는, 상기 릴레이 방송 신호에서 릴레이 심볼 $x_R^{(i)}$ 를 검출하고, 수학식 $\left[x_R^{(i)} - x_1^{(i)} \right]_{\Lambda_1}$ 에 따라 상기 상대 소스 노드가 전송한 데이터를 검출하고,
 $x_R^{(i)}$ 은 릴레이 심볼을 나타내고, $x_1^{(i)}$ 은 상기 전송 신호와 대응하는 데이터 심볼을 나타내고, i 는 제1 시간 구간에 포함된 복수의 시간 슬롯 중 i 번째 시간 슬롯의 인덱스를 나타내는,

소스 노드.

청구항 14

제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신하는 단계;

상기 전송 신호들을 포함하는 수신 신호를 버퍼에 저장하는 단계;

네스티드 격자 코드를 이용하여 버퍼에 저장된 수신 신호에서 상기 복수의 노드들 각각이 전송한 전송 신호를 획득하는 단계;

상기 획득된 전송 신호들을 기초로 상기 버퍼에 저장된 수신 신호를 프로세싱하는 단계;

상기 프로세싱된 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성하고, 상기 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성하는 단계; 및

상기 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송하는 단계를 포함하고,

상기 버퍼의 사이즈는 상기 제1 시간 구간에 포함된 시간 슬롯의 개수와 대응하고, 상기 릴레이 방송 신호의 데이터 레이트는 상기 버퍼의 사이즈를 기초로 결정되는, 릴레이 노드의 동작 방법.

청구항 15

제14항에 있어서,

상기 프로세싱하는 단계는,

상기 네스티드 격자 코드의 복수의 격자에서 상기 복수 개의 소스 노드들 각각에 대응하여 선택된 코드워드들의 합을 기초로 상기 버퍼에 저장된 수신 신호를 프로세싱하는,

릴레이 노드의 동작 방법.

청구항 16

삭제

청구항 17

제14항에 있어서,

상기 제1 시간 구간의 듀레이션 및 상기 제2 시간 구간의 듀레이션은 상기 버퍼를 기초로 적응적으로 조절되는, 릴레이 노드의 동작 방법.

발명의 설명

기술 분야

[0001]

아래 실시예들은 무선 중계 네트워크의 물리 계층 기술에 관한 것으로, 보다 구체적으로 양방향 릴레이 통신 시스템에 관한 것이다.

배경 기술

[0002]

양방향 중계 기술은 단방향 중계 기법에 비해 최대 2배의 주파수 효율을 기대 할 수 있는 기술 중 하나로, 차세대 무선 통신 시스템에서 고려될 예정이다. 그러나, 기존의 양방향 중계 기술은 네트워크를 구성하고 있는 채널들의 신호 대 잡음 비 (Signal-to-noise-ratio, SNR)가 서로 차이가 날 때 성능이 크게 저하된다. 양방향 중

제 기법을 실제 시스템에 도입하기 위해서는 이러한 문제점을 반드시 극복해야 한다.

선행기술문헌

특허문헌

- [0003] (특허문헌 0001) 한국 공개특허공보 제10- 2010-0107915호가 있다. 상기 공개특허공보에는 다수의 안테나들을 구비한 기지국의 동작 방법이 개시되고, 기지국의 동작 방법은 중계기로부터 상기 기지국의 송신 심벌 벡터 및 단말의 송신 심벌 벡터를 포함하는 중계 신호를 수신하는 과정, 상기 단말의 송신 심벌 벡터로서 가능한 모든 심벌 벡터를 각각에 대응되는 전력 차이값들을 산출하는 과정, 상기 전력 차이값들을 이용하여 상기 단말의 송신 심벌 벡터 또는 비트별 LLR(Log Likelihood Ratio)을 결정하는 과정을 포함한다.

발명의 내용

해결하려는 과제

- [0004] 본 발명의 실시예들은 소스 신호를 저장함으로써 비대칭 SNR로 인해 발생하는 문제점을 극복할 수 있다. 또한, 본 발명의 실시예들은 격자 코드를 사용함으로써 기존의 양방향 릴레이 통신 시스템에 비해 높은 성능을 나타낼 수 있다.

과제의 해결 수단

- [0005] 일 측에 따른 릴레이 노드는 제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신하고, 상기 전송 신호들을 포함하는 수신 신호를 버퍼에 저장하는 수신기; 격자 코드의 격자에서 선택된 코드워드를 기초로 상기 수신 신호와 대응하는 대응 신호를 생성하고, 상기 대응 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성하고, 상기 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성하는 프로세서; 및 상기 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송하는 전송기를 포함한다.

- [0006] 상기 프로세서는, 상기 격자 코드의 복수의 격자에서 상기 복수 개의 소스 노드들 각각에 대응하여 선택된 코드워드들의 합을 기초로 상기 대응 신호를 생성한다.

- [0007] 상기 수신기는, 상기 수신 신호($y_R^{(i)}$)를 나타내는 $y_R^{(i)} = h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 를 상기 버퍼에 저장하고, 상기 프로세서는, 상기 코드워드를 기초로 상기 수신 신호와 대응하는 대응 신호($x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$)를 생성하고, $z_R^{(i)}$ 은 노이즈를 나타내고, $s_1^{(i)}$ 및 $s_2^{(i)}$ 는 제1 시간 구간의 i번째 시간 슬롯에서 복수 개의 소스 노드들이 전송한 전송 신호이고, $h_{1R}^{(i)}$ 및 $h_{2R}^{(i)}$ 는 제1 시간 구간의 i번째 시간슬롯에서 복수 개의 소스 노드들 각각과 릴레이 노드 사이에 형성된 채널이고, $x_1^{(i)}$ 및 $x_2^{(i)}$ 각각은 제1 시간 구간의 i번째 시간 슬롯에서 복수 개의 격자들 (Λ_1 및 Λ_2) 각각으로부터 선택된 코드워드이고, i는 제1 시간 구간의 i번째 시간 슬롯의 인덱스이다.

- [0008] 상기 프로세서는, 수학식 $s_1^{(i)} = \frac{x_1^{(i)}}{h_{1R}^{(i)}}, s_2^{(i)} = \frac{x_2^{(i)}}{h_{2R}^{(i)}}$ 에 따라 상기 전송 신호를 획득하고, 상기 전송 신호 및 상기 수신 신호에 미리 정의된 조건을 적용하여 상기 대응 신호를 획득한다.

- [0009] 상기 미리 정의된 조건은, $|h_{1R}^{(i)}| \geq |h_{2R}^{(i)}|, \Lambda_1 \subset \Lambda_2$, 및 $|s_1^{(i)}|^2 \leq 1, |s_2^{(i)}|^2 \leq 1$ 이다.

- [0010] 상기 프로세서는, 상기 대응 신호에 상기 격자 디코딩의 적용을 기초로 상기 릴레이 심볼($x_R^{(i)}$)을 생성하고,

$$\mathbf{x}_R^{(i)} = [\mathbf{x}_1^{(i)} + \mathbf{x}_2^{(i)}]_{\Lambda_1} \text{이다.}$$

- [0011] 상기 전송부는, 상기 제2 시간 구간의 시간 슬롯에서 상기 복수 개의 소스 노드들로 동일한 릴레이 방송 신호를 전송한다.
- [0012] 상기 복수 개의 소스 노드들은 제1 소스 노드 및 제2 소스 노드를 포함하고, 상기 제1 소스 노드는, 상기 릴레이 노드로 전송된 상기 릴레이 방송 신호를 수신하고, 상기 수신한 릴레이 방송 신호에서 상기 제1 소스 노드가 전송한 전송 신호를 이용하여 상기 제2 소스 노드가 전송한 데이터를 검출한다.
- [0013] 상기 버퍼의 사이즈는 상기 제1 시간 구간에 포함된 시간 슬롯의 개수와 대응한다.
- [0014] 상기 제1 시간 구간의 듀레이션 및 상기 제2 시간 구간의 듀레이션은 상기 버퍼를 기초로 적응적으로 조절된다.
- [0015] 일 측에 따른 소스 노드는 제1 시간 구간 동안 상기 릴레이 노드로 전송 신호를 전송하는 전송기; 제2 시간 구간 동안 상기 릴레이 노드로부터 릴레이 방송 신호를 수신하는 수신기; 및 상기 릴레이 방송 신호에서 상기 전송 신호를 이용하여 상기 상대 소스 노드가 전송한 데이터를 검출하는 프로세서를 포함한다.
- [0016] 상기 프로세서는, 제1 시간 구간 동안 상기 소스 노드 및 상기 상대 소스 노드로부터 수신한 신호들의 모듈로 합을 기초로 상기 릴레이 노드에서 생성된 릴레이 심볼을 상기 릴레이 방송 신호에서 검출하고, 상기 모듈로 합으로부터 상기 전송 신호를 이용하여 상기 데이터를 검출한다.
- [0017] 상기 프로세서는, 상기 릴레이 방송 신호에서 릴레이 심볼 $\mathbf{x}_R^{(i)}$ 를 검출하고, 수학적 $[\mathbf{x}_R^{(i)} - \mathbf{x}_1^{(i)}]_{\Lambda_1}$ 에 따라 상기 상대 소스 노드가 전송한 데이터를 검출하고, $\mathbf{x}_R^{(i)}$ 은 릴레이 심볼을 나타내고, $\mathbf{x}_1^{(i)}$ 은 상기 전송 신호와 대응하는 데이터 심볼을 나타내고, i 는 제1 시간 구간에 포함된 복수의 시간 슬롯 중 i 번째 시간 슬롯의 인덱스를 나타낸다.
- [0018] 일 측에 따른 릴레이 노드의 동작 방법은 제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신하는 단계; 상기 전송 신호들을 포함하는 수신 신호를 버퍼에 저장하는 단계; 네스티드 격자 코드를 이용하여 버퍼에 저장된 수신 신호에서 상기 복수의 노드들 각각이 전송한 전송 신호를 획득하는 단계; 상기 획득된 전송 신호들을 기초로 상기 버퍼에 저장된 수신 신호를 프로세싱하는 단계; 상기 프로세싱된 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성하고, 상기 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성하는 단계; 및 상기 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송하는 단계를 포함한다.
- [0019] 상기 프로세싱하는 단계는, 상기 네스티드 격자 코드의 복수의 격자에서 상기 복수 개의 소스 노드들 각각에 대응하여 선택된 코드워드들의 합을 기초로 상기 버퍼에 저장된 수신 신호를 프로세싱한다.
- [0020] 상기 버퍼의 사이즈는 상기 제1 시간 구간의 타임 슬롯의 개수와 대응한다.
- [0021] 상기 제1 시간 구간의 듀레이션 및 상기 제2 시간 구간의 듀레이션은 상기 버퍼를 기초로 적응적으로 조절된다.

발명의 효과

- [0022] 본 발명의 일 실시예는 기존의 릴레이 통신 시스템이 비해 합 데이터 레이트가 증가된다. 또한, 본 발명의 일 실시예는 기존의 릴레이 통신 시스템보다 주파수 효율성이 높을 수 있다.

도면의 간단한 설명

- [0023] 도 1은 일 실시예에 따른 릴레이 통신 시스템을 설명하기 위한 도면이다.
- 도 2는 일 실시예에 따른 릴레이 통신 시스템의 동작을 설명하기 위한 도면이다.
- 도 3은 일 실시예에 따른 릴레이 통신 시스템에 포함된 릴레이 노드를 설명하기 위한 도면이다.
- 도 4는 일 실시예에 따른 릴레이 통신 시스템에 포함된 소스 노드를 설명하기 위한 도면이다.

도 5는 일 실시예에 따른 릴레이 통신 시스템에 포함된 릴레이 노드의 동작 방법을 설명하기 위한 순서도이다.

도 6은 일 실시예에 따른 릴레이 통신 시스템에 포함된 소스 노드의 동작 방법을 설명하기 위한 순서도이다.

발명을 실시하기 위한 구체적인 내용

[0024] 이하, 실시예들을 첨부된 도면을 참조하여 상세하게 설명한다.

[0025] 아래 설명하는 실시예들에는 다양한 변경이 가해질 수 있다. 아래 설명하는 실시예들은 실시 형태에 대해 한정하려는 것이 아니며, 이들에 대한 모든 변경, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다.

[0026] 실시예에서 사용한 용어는 단지 특정한 실시예를 설명하기 위해 사용된 것으로, 실시예를 한정하려는 의도가 아니다. 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다. 본 명세서에서, "포함하다" 또는 "가지다" 등의 용어는 명세서 상에 기재된 특징, 숫자, 단계, 동작, 구성 요소, 부품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다.

[0027] 다르게 정의되지 않는 한, 기술적이거나 과학적인 용어를 포함해서 여기서 사용되는 모든 용어들은 실시예가 속하는 기술 분야에서 통상의 지식을 가진 자에 의해 일반적으로 이해되는 것과 동일한 의미를 가지고 있다. 일반적으로 사용되는 사전에 정의되어 있는 것과 같은 용어들은 관련 기술의 문맥 상 가지는 의미와 일치하는 의미를 가지는 것으로 해석되어야 하며, 본 명세서에서 명백하게 정의하지 않는 한, 이상적이거나 과도하게 형식적인 의미로 해석되지 않는다.

[0028] 또한, 첨부 도면을 참조하여 설명함에 있어, 도면 부호에 관계없이 동일한 구성 요소는 동일한 참조 부호를 부여하고 이에 대한 중복되는 설명은 생략하기로 한다. 실시예를 설명함에 있어서 관련된 공지 기술에 대한 구체적인 설명이 실시예의 요지를 불필요하게 흐릴 수 있다고 판단되는 경우 그 상세한 설명을 생략한다.

[0029] 도 1은 일 실시예에 따른 릴레이 통신 시스템을 설명하기 위한 도면이다.

[0030] 도 1을 참조하면, 일 실시예에 따른 릴레이 통신 시스템은 복수의 소스 노드들(110 및 120), 릴레이 노드(130), 및 버퍼(140)를 포함한다.

[0031] 다중 접속 페이지즈(Multiple-access phase)(또는, 제1 시간 구간)에서 릴레이 노드(130)는 복수의 소스 노드들(110 및 120)로부터 신호를 수신할 수 있다. 제1 시간 구간은 B개의 시간 슬롯을 포함할 수 있다. 릴레이 노드(130)는 수신한 신호를 버퍼(140)에 저장한다. 릴레이 노드(130)가 제1 시간 구간의 i번째 시간 슬롯에서 수신한 신호는 수학식 1과 같다. 즉, 버퍼(130)에는 수학식 1의 수신 신호가 저장될 수 있다.

[0032] [수학식 1]

$$y_R^{(i)} = h_{1R}^{(i)} s_1^{(i)} + h_{2R}^{(i)} s_2^{(i)} + z_R^{(i)}$$

[0034] $s_1^{(i)}$ 은 소스 노드(110)가 전송한 전송 신호를 나타내고, $s_2^{(i)}$ 는 소스 노드(120)가 전송한 전송 신호를 나타낸다. $h_{1R}^{(i)}$ 은 소스 노드(110)에서 릴레이 노드(130)로 형성된 채널의 채널 계수를 나타내고, $h_{2R}^{(i)}$ 소스 노드(120)에서 릴레이 노드(130)로 형성된 채널의 채널 계수를 나타낸다. $z_R^{(i)}$ 은 릴레이 노드(130)에서의 노이즈(예를 들어, Additive White Gaussian Noise(AWGN))를 나타내고, i는 제1 시간 구간에 포함된 복수의 시간 슬롯 중 i번째 시간 슬롯의 인덱스를 나타낸다.

[0035] 릴레이 노드(130)는 복수의 소스 노드들(110 및 120)이 전송한 전송 신호를 획득할 수 있다. 릴레이 노드(130)가 획득한 전송 신호는 수학식 2와 같다.

[0036] [수학식 2]

$$s_1^{(i)} = \frac{x_1^{(i)}}{h_{1R}^{(i)}}, \quad s_2^{(i)} = \frac{x_2^{(i)}}{h_{2R}^{(i)}}$$

[0037]

[0038] $x_1^{(i)}$ 은 격자 코드(lattice code)의 격자 Λ_1 에서 선택된 코드워드를 나타내고, $x_2^{(i)}$ 는 격자 코드의 격자 Λ_2 에서 선택된 코드워드를 나타낸다. 여기서, 격자 코드는 네스티드 격자 코드(nested lattice code)일 수 있다. 릴레이 노드(130)는 소스 노드(110)와 대응하는 코드워드 $x_1^{(i)}$ 를 선택할 수 있고, 소스 노드(120)와 대응하는 코드워드 $x_2^{(i)}$ 를 선택할 수 있다.

[0039] 수학식 2에서, $|h_{1R}^{(i)}| \geq |h_{2R}^{(i)}|$, $\Lambda_1 \subset \Lambda_2$, 및 $|s_1^{(i)}|^2 \leq 1, |s_2^{(i)}|^2 \leq 1$ 가 적용되는 경우, 릴레이 노드(130)가 제1 시간 구간의 i번째 시간 슬롯에서 수신한 신호는 수학식 3으로 표현될 수 있다. 여기서,

$|s_1^{(i)}|^2 \leq 1, |s_2^{(i)}|^2 \leq 1$ 는 복수의 소스 노드들(110 및 120)이 전송한 전송 신호의 파워가 단위 전송 파워라는 것을 나타낼 수 있다.

[0040] [수학식 3]

$$y_R^{(i)} = x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$$

[0041]

[0042] 즉, 수학식 1로 표현되는 수신 신호가 수학식 3으로 표현될 수 있다. 릴레이 노드(130)는 수학식 1로 표현된 수신 신호를 수학식 3으로 표현된 수신 신호로 변환할 수 있다. 릴레이 노드(130)는 수학식 1로 표현된 수신 신호를 기초로 수학식 3으로 표현된 신호를 생성할 수 있다.

[0043] 릴레이 노드(130)는 수학식 3으로 표현된 수신 신호에 격자 디코딩을 수행한다. 릴레이 노드(130)는 수학식 4로 표현되는 릴레이 심볼을 획득할 수 있다.

[0044] [수학식 4]

$$x_R^{(i)} = \left[x_1^{(i)} + x_2^{(i)} \right]_{\Lambda_1}$$

[0045]

[0046] $x_R^{(i)}$ 은 제1 시간 구간의 i번째 시간 슬롯에서 수신한 신호를 기초로 생성된 릴레이 심볼을 나타낸다.

[0047] 제1 시간 구간이 지난 후, 릴레이 노드(130)는 생성된 릴레이 심볼을 저장할 수 있다.

[0048] 방송 페이즈(Broadcast phase)(또는, 제2 시간 구간)에서 릴레이 노드(130)는 복수의 소스 노드들(110 및 120)로 릴레이 방송 신호를 전송한다.

[0049] 릴레이 노드(130)는 저장된 릴레이 심볼의 시퀀스, 즉, $x_R^{(i)}, i=1 \dots B$ 로 부터 릴레이 방송 신호를 생성할 수 있다. 여기서, B는 제1 시간 구간에 포함된 시간 슬롯의 총 개수를 나타낸다. 릴레이 방송 신호는 수학식 5로 표현된다.

[0050] [수학식 5]

$$\left(s_R^{(1)}, \dots, s_R^{(B)}\right) = f\left(x_R^{(1)}, \dots, x_R^{(B)}\right)$$

[0051]

[0052] 수학식 5에서 f는 인코딩 함수를 나타낸다. 제2 시간 구간의 j번째 시간 슬롯에서 복수의 소스 노드들(110 및 120)이 수신하는 신호는 수학식 6과 같다.

[0053] [수학식 6]

$$y_1^{(j)} = h_{R1}^{(j)} s_R^{(j)} + z_1^{(j)}$$

$$y_2^{(j)} = h_{R2}^{(j)} s_R^{(j)} + z_2^{(j)}$$

[0054]

[0055] 수학식 6을 살펴보면, 릴레이 노드(130)는 제2 시간 구간의 j번째 시간 슬롯에서 복수의 소스 노드들(110 및 120)로 동일한 신호($s_R^{(j)}$)를 전송한다. $s_R^{(j)}$ 는 제2 시간 구간의 j번째 시간 슬롯에서 릴레이 노드(130)가 전송한 릴레이 방송 신호를 나타내고, $y_1^{(j)}$ 는 제2 시간 구간의 j번째 시간 슬롯에서 소스 노드(110)가 수신하는 수신 신호를 나타내며, $y_2^{(j)}$ 는 제2 시간 구간의 j번째 시간 슬롯에서 소스 노드(120)가 수신하는 수신 신호를 나타낸다. 또한, $z_1^{(j)}$ 는 소스 노드(110)에서의 노이즈(예를 들어, AWGN)를 나타내고, $z_2^{(j)}$ 는 소스 노드(120)에서의 노이즈(예를 들어, AWGN)를 나타낸다. 또한, $h_{R1}^{(j)}$ 는 릴레이 노드(130)에서 소스 노드(110)로 형성된 채널의 채널 계수를 나타내고, $h_{R2}^{(j)}$ 는 릴레이 노드(130)에서 소스 노드(120)로 형성된 채널의 채널 계수를 나타낸다.

[0056] 소스 노드(110)는 수학식 7을 통해 제2 시간 구간 동안 수신한 $y_1^{(j)}$ ($j=1, \dots, B$)에서 $x_R^{(i)}$, $i=1, \dots, B$ 를 획득할 수 있다.

[0057] [수학식 7]

$$f^{-1}\left(y_1^{(1)}, \dots, y_1^{(B)}\right) = \left(x_R^{(1)}, \dots, x_R^{(B)}\right)$$

[0058]

[0059] 수학식 7에서 f^{-1} 는 디코딩 함수를 나타낸다.

[0060] 소스 노드(110)는 $x_R^{(i)}$, $i=1, \dots, B$ 를 미리 알고 있기 때문에 수학식 8을 통해 소스 노드(120)가 전송한 데이터를 추출할 수 있다. 소스 노드(120)는 모듈로 함으로부터 상기 데이터를 추출할 수 있다.

[0061] [수학식 8]

$$\left[x_R^{(i)} - x_1^{(i)}\right]_{\Lambda_1} = \left[\left[x_1^{(i)} + x_2^{(i)}\right]_{\Lambda_1} - x_1^{(i)}\right]_{\Lambda_1} = x_2^{(i)}$$

[0062]

[0063] $(i=1, \dots, B)$

[0064] 소스 노드(120)도 $y_2^{(j)}$ ($j=1, \dots, B$)를 통해 소스 노드(110)가 전송한 데이터를 획득할 수 있다.

[0065] 네스티드 격자 코드가 이용되는 경우, 제1 시간 구간(또는, 다중 접속 페이즈)의 i 번째 시간 슬롯에서 달성될 수 있는 레이트(achievable rate)는 수학식 9로 표현될 수 있다.

[0066] [수학식 9]

$$\text{Rate (S1} \rightarrow \text{R)} = \log \left(\frac{|h_{1R}^{(i)}|^2}{|h_{1R}^{(i)}|^2 + |h_{2R}^{(i)}|^2} + \frac{|h_{1R}^{(i)}|^2}{N_0} \right)$$

$$\text{Rate (S2} \rightarrow \text{R)} = \log \left(\frac{|h_{2R}^{(i)}|^2}{|h_{1R}^{(i)}|^2 + |h_{2R}^{(i)}|^2} + \frac{|h_{2R}^{(i)}|^2}{N_0} \right)$$

[0067]

[0068] **Rate (S1 → R)**는 제1 시간 구간의 i 번째 시간 슬롯에서 소스 노드(110)로부터 릴레이 노드(130)로의 데이터 레이트를 나타내고, **Rate (S2 → R)**는 제1 시간 구간의 i 번째 시간 슬롯에서 소스 노드(120)로부터 릴레이 노드(130)로의 데이터 레이트를 나타낸다.

[0069] 제2 시간 구간(또는, 방송 페이즈)에서 달성될 수 있는 데이터 레이트는 $\log(1 + \text{SNR})$ 를 기초로 계산될 수 있다. 여기서, SNR은 릴레이 노드(130)로부터 복수의 소스 노드들(110 및 120) 각각으로 형성된 채널에 대한 SNR이다.

[0070] 일 실시예에 따른 릴레이 통신 시스템의 average achievable sum-rate(C)는 수학식 10으로 나타낼 수 있다.

[0071] [수학식 10]

$$C = \frac{1}{B} \min \left\{ \sum_{i=1}^B C_{1R}^{(i)}, \sum_{j=B+1}^{2B} C_{R2}^{(j)} \right\} + \frac{1}{B} \min \left\{ \sum_{i=1}^B C_{2R}^{(i)}, \sum_{j=1+B}^{2B} C_{R1}^{(j)} \right\}$$

[0072]

[0073] 수학식 10에서, $C_{1R}^{(i)}$ 은 제1 시간 구간의 i 번째 시간 슬롯에서 소스 노드(110)로부터 릴레이 노드(130)로의 데이터 레이트를 나타내고, $C_{R2}^{(j)}$ 는 제2 시간 구간의 j 번째 시간 슬롯에서 릴레이 노드(130)로부터 소스 노드(120)로의 데이터 레이트를 나타낸다. 또한, $C_{2R}^{(i)}$ 은 제1 시간 구간의 i 번째 시간 슬롯에서 소스 노드(120)로부터 릴레이 노드(130)로의 데이터 레이트를 나타내고, $C_{R1}^{(j)}$ 은 제2 시간 구간의 j 번째 시간 슬롯에서 릴레이 노드(130)로부터 소스 노드(110)로의 데이터 레이트를 나타낸다. $C_{1R}^{(i)}$, $C_{R2}^{(j)}$, $C_{2R}^{(i)}$, 및 $C_{R1}^{(j)}$ 을 수학식 11로 표현할 수 있다.

[0074] [수학식 11]

$$C_{1R}^{(i)} = \log \left(\frac{|h_{1R}^{(i)}|^2}{|h_{1R}^{(i)}|^2 + |h_{2R}^{(i)}|^2} + \frac{|h_{1R}^{(i)}|^2}{N_0} \right)$$

[0075]

$$C_{R2}^{(j)} = \log \left(1 + \frac{|h_{R2}^{(j)}|^2}{N_0} \right)$$

[0076]

$$C_{2R}^{(i)} = \log \left(\frac{|h_{2R}^{(i)}|^2}{|h_{1R}^{(i)}|^2 + |h_{2R}^{(i)}|^2} + \frac{|h_{2R}^{(i)}|^2}{N_0} \right)$$

[0077]

$$C_{R1}^{(j)} = \log \left(1 + \frac{|h_{R1}^{(j)}|^2}{N_0} \right)$$

[0078]

[0079] 수학식 10에서 B가 증가하는 경우, 수학식 10은 수학식 12로 표현될 수 있다.

[0080] [수학식 12]

$$\lim_{B \rightarrow \infty} C = \min \{E\{C_{1R}\}, E\{C_{R2}\}\} \\ + \min \{E\{C_{2R}\}, E\{C_{R1}\}\}$$

[0081]

[0082] 수학식 12에서, $E\{C_{1R}\}, E\{C_{R2}\}, E\{C_{2R}\}, E\{C_{R1}\}$ 각각은 수학식 11의 $C_{1R}^{(i)}, C_{R2}^{(j)}, C_{2R}^{(i)}$, 및 $C_{R1}^{(j)}$ 각각의 앙상블 평균(ensemble averages)을 나타낼 수 있다.

[0083] 도 2를 참조하면, B가 증가할수록 일 실시예에 따른 릴레이 통신 시스템의 average achievable sum-rate(C)는 증가할 수 있다.

[0084] 일 실시예에 따른 릴레이 통신 시스템은 버퍼를 이용하여 릴레이 노드가 수신하는 페이즈(Multiple Access phase, MA phase)와 전송하는 페이즈(Broadcast phase, BC phase)의 듀레이션(duration)을 조절한다. 특히, 일 실시예에 따른 릴레이 통신 시스템은 격자코드를 사용하므로, unstructured 채널 코드를 이용하는 릴레이 통신 시스템보다 주파수 효율성이 높을 수 있다.

[0085] 도 3은 일 실시예에 따른 릴레이 통신 시스템에 포함된 릴레이 노드를 설명하기 위한 도면이다.

[0086] 릴레이 노드(300)는 수신기(310), 프로세서(320), 및 전송기(330)를 포함한다.

[0087] 수신기(310)는 제1 시간 구간 동안 복수 개의 소스 노드들(예를 들어, 제1 소스 노드 및 제2 소스 노드)이 전송한 전송 신호를 수신하고, 전송 신호들을 포함하는 수신 신호를 버퍼(340)에 저장한다. 일 실시예에 있어서, 버퍼(340)는 릴레이 노드(300)에 포함될 수 있다. 또는, 버퍼(340)는 릴레이 노드(300)의 외부에 위치할 수 있

다. 제1 시간 구간은 B개의 시간 슬롯을 포함할 수 있다.

[0088]

제1 시간 구간의 i번째 시간 슬롯에서 수신기(310)가 수신한 수신 신호($y_R^{(i)}$)는 $h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 이고, $h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 를 버퍼(340)에 저장한다. 여기서, $s_1^{(i)}$ 는 제1 소스 노드가 전송한 제1 전송 신호일 수 있고, $s_2^{(i)}$ 는 제2 소스 노드가 전송한 제2 전송 신호일 수 있다. 또한, $h_{1R}^{(i)}$ 는 제1 소스 노드에서 릴레이 노드(300)로 형성된 채널의 채널 계수일 수 있고, $h_{2R}^{(i)}$ 는 제2 소스 노드에서 릴레이 노드(300)로 형성된 채널의 채널 계수일 수 있다. $z_R^{(i)}$ 은 릴레이 노드(300)에서의 노이즈를 나타낼 수 있다.

[0089]

프로세서(320)는 격자 코드의 격자에서 선택된 코드워드를 기초로 수신 신호와 대응하는 대응 신호를 생성한다. 보다 구체적으로, 프로세서(320)는 격자(Λ_1)에서 제1 소스 노드와 대응하는 코드워드 $x_1^{(i)}$ 를 선택할 수 있고, 격자(Λ_2)에서 제2 소스 노드와 대응하는 코드워드 $x_2^{(i)}$ 를 선택할 수 있다. 프로세서(320)는 선택된 코드워드

들을 이용하여 제1 전송 신호 $s_1^{(i)} = \frac{x_1^{(i)}}{h_{1R}^{(i)}}$ 를 획득할 수 있고, 제2 전송 신호 $s_2^{(i)} = \frac{x_2^{(i)}}{h_{2R}^{(i)}}$ 를 획득할 수 있다.

[0090]

프로세서(320)는 $s_1^{(i)} = \frac{x_1^{(i)}}{h_{1R}^{(i)}}$ 및 $s_2^{(i)} = \frac{x_2^{(i)}}{h_{2R}^{(i)}}$ 에 미리 정의된 조건을 적용하여 버퍼에 저장된 수신 신호와 대응하는

대응 신호를 생성할 수 있다. 미리 정의된 조건은 $|h_{1R}^{(i)}| \geq |h_{2R}^{(i)}|$, $\Lambda_1 \subset \Lambda_2$, 및

$|s_1^{(i)}|^2 \leq 1$, $|s_2^{(i)}|^2 \leq 1$ 일 수 있다. 이에 따라, 프로세서(320)는 대응 신호 $x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$ 를 생성할 수 있다. 제1 시간 구간의 i번째 시간 슬롯에서 릴레이 노드(300)가 수신한 신호는 $x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$ 으로 표현될 수 있다.

[0091]

프로세서(420)는 대응 신호 $x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$ 에 격자 디코딩을 수행할 수 있고, 격자 디코딩의 수행에 따라 릴레이

이 심볼 $x_R^{(i)}$ 을 생성할 수 있다. $x_R^{(i)} = [x_1^{(i)} + x_2^{(i)}]_{\Lambda_1}$ 이다. 릴레이 심볼은 제1 소스 노드와 대응하는 코드워드 및 제2 소스 노드와 대응하는 코드워드를 기초로 생성될 수 있다.

[0092]

프로세서(420)는 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성할 수 있다. 프로세서(420)는 릴레이 심볼

의 시퀀스($x_R^{(i)}, i=1, \dots, B$)에 인코딩 함수를 적용하여 릴레이 방송 신호를 생성할 수 있다. 수학적

$(s_R^{(1)}, \dots, s_R^{(B)}) = f(x_R^{(1)}, \dots, x_R^{(B)})$ 은 릴레이 방송 신호의 생성을 나타내는 수학적식으로, 수학적식에서 좌변은 제2 시간 구간의 1번째 시간 슬롯 내지 B번째 시간 슬롯에서 전송되는 릴레이 방송 신호이다.

[0093]

전송기(430)는 릴레이 방송 신호를 제2 시간 구간 동안 제1 소스 노드 및 제2 소스 노드로 전송할 수 있다.

[0094]

릴레이 노드(300)는 제2 시간 구간의 j번째 시간 슬롯에서 제1 소스 노드 및 제2 소스 노드로 릴레이 방송 신호 $s_R^{(j)}$ 를 전송한다. 즉, 제2 시간 구간의 j번째 시간 슬롯에서 제1 소스 노드 및 제2 소스 노드로 전송되는 릴레이 방송 신호는 서로 동일할 수 있다.

[0095]

제2 시간 구간의 j번째 시간 슬롯에서 제1 소스 노드가 수신하는 신호($y_1^{(j)}$)는 $h_{R1}^{(j)}s_R^{(j)} + z_1^{(j)}$ 이고, 제2 소스 노드가 수신하는 신호($y_2^{(j)}$)는 $h_{R2}^{(j)}s_R^{(j)} + z_2^{(j)}$ 이다. 여기서, $z_1^{(j)}$ 는 제1 소스 노드에서의 노이즈를 나타내고, $z_2^{(j)}$ 는 제2 소스 노드에서의 노이즈를 나타낸다. 또한, $h_{R1}^{(j)}$ 는 릴레이 노드(300)에서 제1 소스 노드로 형성된 채널의 채널 계수를 나타내고, $h_{R2}^{(j)}$ 는 릴레이 노드(300)에서 제2 소스 노드로 형성된 채널의 채널 계수를 나타낸다.

[0096]

제2 시간 구간 동안 제1 소스 노드가 수신하는 신호는 $y_1^{(1)}, \dots, y_1^{(B)}$ 이다. 제1 소스 노드는 $y_1^{(1)}, \dots, y_1^{(B)}$ 에 디코딩 함수를 적용할 수 있고, 디코딩 함수의 적용을 기초로 $x_R^{(1)}, \dots, x_R^{(B)}$ 를 획득할 수 있다. 제1 소스 노드는 B개의 릴레이 심볼을 획득할 수 있다.

[0097]

제1 소스 노드는 $[x_R^{(i)} - x_1^{(i)}]_{\Lambda_1}$ 를 이용하여 제2 소스 노드가 전송한 데이터를 검출할 수 있다. 앞서 살펴본 바와 같이, $x_R^{(i)} = [x_1^{(i)} + x_2^{(i)}]_{\Lambda_1}$ 이므로 $[x_R^{(i)} - x_1^{(i)}]_{\Lambda_1}$ 는 $[[x_1^{(i)} + x_2^{(i)}]_{\Lambda_1} - x_1^{(i)}]_{\Lambda_1}$ 으로 표현될 수 있다. $[[x_1^{(i)} + x_2^{(i)}]_{\Lambda_1} - x_1^{(i)}]_{\Lambda_1}$ 는 $x_2^{(i)}$ 이므로, 제1 소스 노드는 $[[x_1^{(i)} + x_2^{(i)}]_{\Lambda_1} - x_1^{(i)}]_{\Lambda_1}$ 의 연산을 통해 제2 소스 노드가 제1 시간 구간의 i번째 시간 슬롯에서 전송한 데이터를 획득할 수 있다. 마찬가지로, 제2 소스 노드는 제1 소스 노드가 제1 시간 구간의 i번째 시간 슬롯에서 전송한 데이터를 획득할 수 있다.

[0098]

도 1 내지 도 2를 통해 기술된 사항들은 도 3을 통해 기술된 사항들에 적용될 수 있으므로, 상세한 설명은 생략한다.

[0099]

도 4는 일 실시예에 따른 릴레이 통신 시스템에 포함된 소스 노드를 설명하기 위한 도면이다.

[0100]

소스 노드(400)는 릴레이 노드를 통해 상대 소스 노드로부터 데이터를 수신하고, 상대 소스 노드로 데이터를 전송한다.

[0101]

소스 노드(400)는 전송기(410), 프로세서(420), 및 수신기(430)를 포함한다.

[0102]

전송기(410)는 제1 시간 구간 동안 릴레이 노드로 전송 신호를 전송한다.

[0103]

수신기(430)는 제2 시간 구간 동안 릴레이 노드로부터 릴레이 방송 신호를 수신한다.

[0104]

프로세서(420)는 릴레이 방송 신호에서 전송 신호를 이용하여 상대 소스 노드가 전송한 데이터를 검출한다.

[0105]

프로세서(420)는 제1 시간 구간 동안 상기 소스 노드 및 상기 상대 소스 노드로부터 수신한 신호들의 모듈로 합을 기초로 상기 릴레이 노드에서 생성된 릴레이 심볼을 상기 릴레이 방송 신호에서 검출한다. 또한, 프로세서(420)는 상기 모듈로 합으로부터 상기 전송 신호를 이용하여 상기 데이터를 검출한다

[0106]

보다 구체적으로, 프로세서(420)는 릴레이 방송 신호에서 릴레이 심볼 $x_R^{(i)}$ 를 검출한다. 프로세서(420)는 수학적 식 $[x_R^{(i)} - x_1^{(i)}]_{\Lambda_1}$ 에 따라 상기 상대 소스 노드가 전송한 데이터를 검출한다. 전술한 바와 같이,

$x_R^{(i)} = [x_1^{(i)} + x_2^{(i)}]_{\Lambda_1}$ 이고, $\left[[x_1^{(i)} + x_2^{(i)}]_{\Lambda_1} - x_1^{(i)} \right]_{\Lambda_1} = x_2^{(i)}$ 이므로 프로세서(420)는 상대 소스 노드가 전송한 데이터를 검출할 수 있다.

[0107] 도 1 내지 도 3을 통해 기술된 사항들은 도 4를 통해 기술된 사항들에 적용될 수 있으므로, 상세한 설명은 생략한다.

[0108] 도 5는 일 실시예에 따른 릴레이 통신 시스템에 포함된 릴레이 노드의 동작 방법을 설명하기 위한 순서도이다.

[0109] 릴레이 노드는 제1 시간 구간 동안 복수 개의 소스 노드들이 전송한 전송 신호를 수신한다(510). 제1 시간 구간은 B개의 시간 슬롯을 포함할 수 있다.

[0110] 릴레이 노드는 전송 신호들을 포함하는 수신 신호를 버퍼에 저장한다(520).

[0111] 릴레이 노드는 네스티드 격자 코드를 이용하여 버퍼에 저장된 수신 신호에서 복수의 노드들 각각이 전송한 전송 신호를 획득한다(530).

[0112] 릴레이 노드는 획득된 전송 신호들을 기초로 버퍼에 저장된 수신 신호를 프로세싱한다(540). 예를 들어, 버퍼에 저장된 수신 신호가 $h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 라 할 때, 릴레이 노드는 $h_{1R}^{(i)}s_1^{(i)} + h_{2R}^{(i)}s_2^{(i)} + z_R^{(i)}$ 를 $x_1^{(i)} + x_2^{(i)} + z_R^{(i)}$ 으로 프로세싱할 수 있다.

[0113] 릴레이 노드는 프로세싱된 수신 신호에 격자 디코딩을 수행하여 릴레이 심볼을 생성한다(550)

[0114] 릴레이 노드는 릴레이 심볼을 인코딩하여 릴레이 방송 신호를 생성한다(560).

[0115] 릴레이 노드는 릴레이 방송 신호를 제2 시간 구간 동안 상기 복수의 소스 노드들로 전송한다(570).

[0116] 도 1 내지 도 3을 통해 기술된 사항들은 도 5를 통해 기술된 사항들에 적용될 수 있으므로, 상세한 설명은 생략한다.

[0117] 도 6은 일 실시예에 따른 릴레이 통신 시스템에 포함된 소스 노드의 동작 방법을 설명하기 위한 순서도이다.

[0118] 소스 노드는 제1 시간 구간 동안 릴레이 노드로 전송 신호를 전송한다(610).

[0119] 소스 노드는 제2 시간 구간 동안 릴레이 노드로부터 릴레이 방송 신호를 수신한다(620).

[0120] 소스 노드는 릴레이 방송 신호에서 릴레이 심볼 $x_R^{(i)}$ 를 검출한다(630).

[0121] 소스 노드는 수학적식 $[x_R^{(i)} - x_1^{(i)}]_{\Lambda_1}$ 에 따라 상대 소스 노드가 전송한 데이터를 검출한다(640). 전송한 바와 같이, $x_R^{(i)} = [x_1^{(i)} + x_2^{(i)}]_{\Lambda_1}$ 이므로, 소스 노드는 수학적식 $[x_R^{(i)} - x_1^{(i)}]_{\Lambda_1}$ 를 통해 상대 소스 노드가 제1 시간 구간의 i번째 시간슬롯에서 전송한 데이터를 검출할 수 있다.

[0122] 도 1 내지 도 3을 통해 기술된 사항들은 도 6을 통해 기술된 사항들에 적용될 수 있으므로, 상세한 설명은 생략한다.

[0123] 이상에서 설명된 장치는 하드웨어 구성요소, 소프트웨어 구성요소, 및/또는 하드웨어 구성요소 및 소프트웨어 구성요소의 조합으로 구현될 수 있다. 예를 들어, 실시예들에서 설명된 장치 및 구성요소는, 예를 들어, 프로세서, 컨트롤러, ALU(arithmetic logic unit), 디지털 신호 프로세서(digital signal processor), 마이크로컴퓨터, FPGA(field programmable gate array), PLU(programmable logic unit), 마이크로프로세서, 또는 명령

(instruction)을 실행하고 응답할 수 있는 다른 어떠한 장치와 같이, 하나 이상의 범용 컴퓨터 또는 특수 목적 컴퓨터를 이용하여 구현될 수 있다. 처리 장치는 운영 체제(OS) 및 상기 운영 체제 상에서 수행되는 하나 이상의 소프트웨어 애플리케이션을 수행할 수 있다. 또한, 처리 장치는 소프트웨어의 실행에 응답하여, 데이터를 접근, 저장, 조작, 처리 및 생성할 수도 있다. 이해의 편의를 위하여, 처리 장치는 하나가 사용되는 것으로 설명된 경우도 있지만, 해당 기술분야에서 통상의 지식을 가진 자는, 처리 장치가 복수 개의 처리 요소(processing element) 및/또는 복수 유형의 처리 요소를 포함할 수 있음을 알 수 있다. 예를 들어, 처리 장치는 복수 개의 프로세서 또는 하나의 프로세서 및 하나의 컨트롤러를 포함할 수 있다. 또한, 병렬 프로세서(parallel processor)와 같은, 다른 처리 구성(processing configuration)도 가능하다.

[0124] 소프트웨어는 컴퓨터 프로그램(computer program), 코드(code), 명령(instruction), 또는 이들 중 하나 이상의 조합을 포함할 수 있으며, 원하는 대로 동작하도록 처리 장치를 구성하거나 독립적으로 또는 결합적으로(collectively) 처리 장치를 명령할 수 있다. 소프트웨어 및/또는 데이터는, 처리 장치에 의하여 해석되거나 처리 장치에 명령 또는 데이터를 제공하기 위하여, 어떤 유형의 기계, 구성요소(component), 물리적 장치, 가상 장치(virtual equipment), 컴퓨터 저장 매체 또는 장치, 또는 전송되는 신호 파(signal wave)에 영구적으로, 또는 일시적으로 구체화(embodiment)될 수 있다. 소프트웨어는 네트워크로 연결된 컴퓨터 시스템 상에 분산되어서, 분산된 방법으로 저장되거나 실행될 수도 있다. 소프트웨어 및 데이터는 하나 이상의 컴퓨터 판독 가능 기록 매체에 저장될 수 있다.

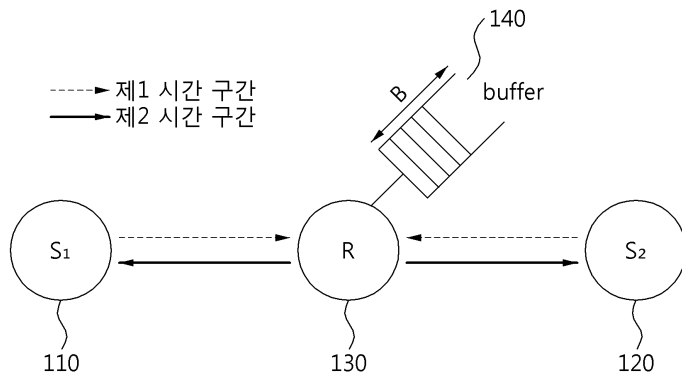
[0125] 실시예에 따른 방법은 다양한 컴퓨터 수단을 통하여 수행될 수 있는 프로그램 명령 형태로 구현되어 컴퓨터 판독 가능 매체에 기록될 수 있다. 상기 컴퓨터 판독 가능 매체는 프로그램 명령, 데이터 파일, 데이터 구조 등을 단독으로 또는 조합하여 포함할 수 있다. 상기 매체에 기록되는 프로그램 명령은 실시예를 위하여 특별히 설계되고 구성된 것들이거나 컴퓨터 소프트웨어 당업자에게 공지되어 사용 가능한 것일 수도 있다. 컴퓨터 판독 가능 기록 매체의 예에는 하드 디스크, 플로피 디스크 및 자기 테이프와 같은 자기 매체(magnetic media), CD-ROM, DVD와 같은 광기록 매체(optical media), 플롭티컬 디스크(floptical disk)와 같은 자기-광 매체(magneto-optical media), 및 롬(ROM), 램(RAM), 플래시 메모리 등과 같은 프로그램 명령을 저장하고 수행하도록 특별히 구성된 하드웨어 장치가 포함된다. 프로그램 명령의 예에는 컴파일러에 의해 만들어지는 것과 같은 기계어 코드뿐만 아니라 인터프리터 등을 사용해서 컴퓨터에 의해서 실행될 수 있는 고급 언어 코드를 포함한다. 상기된 하드웨어 장치는 실시예의 동작을 수행하기 위해 하나 이상의 소프트웨어 모듈로서 작동하도록 구성될 수 있으며, 그 역도 마찬가지이다.

[0126] 이상과 같이 실시예들이 비록 한정된 실시예와 도면에 의해 설명되었으나, 해당 기술분야에서 통상의 지식을 가진 자라면 상기의 기재로부터 다양한 수정 및 변형이 가능하다. 예를 들어, 설명된 기술들이 설명된 방법과 다른 순서로 수행되거나, 및/또는 설명된 시스템, 구조, 장치, 회로 등의 구성요소들이 설명된 방법과 다른 형태로 결합 또는 조합되거나, 다른 구성요소 또는 균등물에 의하여 대치되거나 치환되더라도 적절한 결과가 달성될 수 있다.

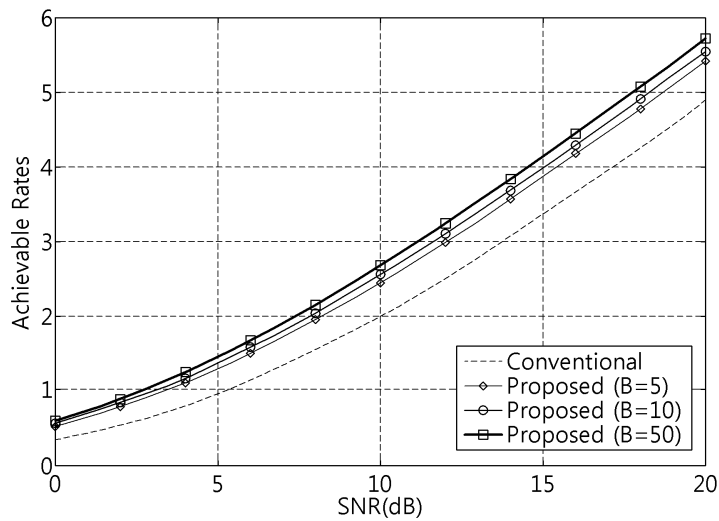
[0127] 그러므로, 다른 구현들, 다른 실시예들 및 특허청구범위와 균등한 것들도 후술하는 특허청구범위의 범위에 속한다.

도면

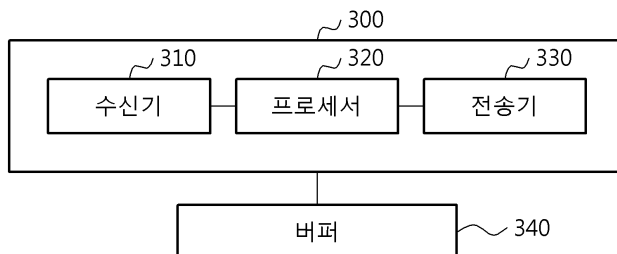
도면1



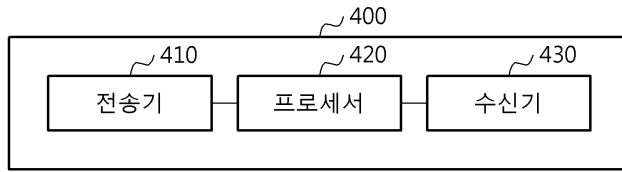
도면2



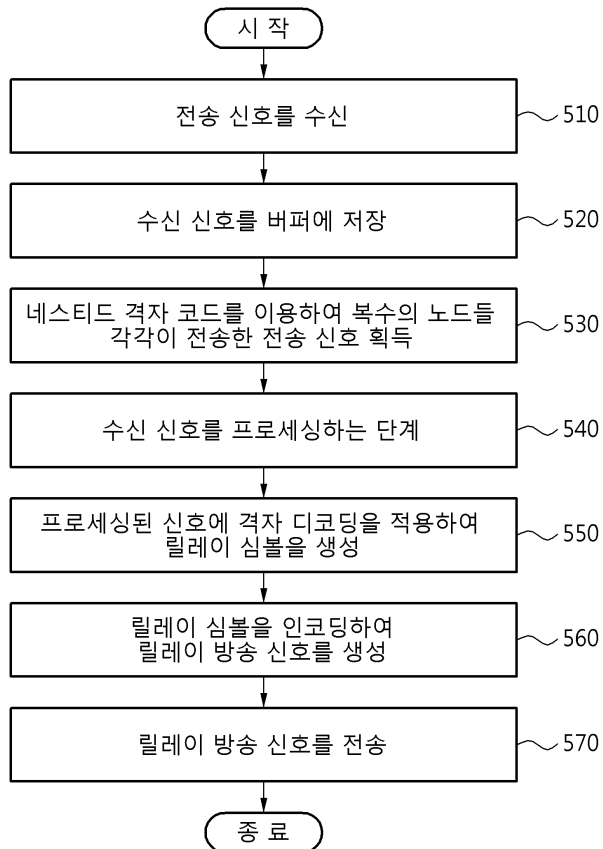
도면3



도면4



도면5



도면6

