【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】平成22年2月12日(2010.2.12)

【公表番号】特表2006-511107(P2006-511107A)
【公表日】平成18年3月30日(2006.3.30)
【年通号数】公開・登録公報2006-013
【出願番号】特願2004-557626(P2004-557626)
【国際特許分類】
Ｈ０３Ｌ　7/093　(2006.01)
Ｈ０４Ｌ　12/56　(2006.01)
Ｈ０４Ｌ　7/033　(2006.01)
【ＦＩ】
Ｈ０３Ｌ　7/08　Ｅ
Ｈ０４Ｌ　12/56　１００Ａ
Ｈ０４Ｌ　7/02　Ｂ

【誤訳訂正書】
【提出日】平成21年12月18日(2009.12.18)
【誤訳訂正１】
【訂正対象書類名】特許請求の範囲
【訂正対象項目名】全文
【訂正方法】変更
【訂正の内容】
【特許請求の範囲】
【請求項１】
送信元装置と宛先装置との間の複数の経路のうちの最短経路を利用する回路であって、該宛先装置は、該回路を有し、
該回路は、
該送信元装置から信号を受信するためのデータ入力と、
制御入力と、
出力と、
を備える検波器であって、該データ入力において受信された信号と該制御入力において受信された信号との位相差を決定するように構成された検波器と、
メモリ手段と、
該メモリ手段の入力に接続された制御可能なスイッチング端子と、
該検波器の出力に接続された第１切り替え端子と、
該メモリ手段の出力に接続された第２切り替え端子と、
を備えるスイッチ手段と、
該検波器の出力のレベルと閾値レベルとを比較する比較手段であって、
該検波器の出力に接続された第１入力と、
該閾値レベルを受信するために接続された第２入力と、
該スイッチ手段の該スイッチング端子を制御するために接続された出力と、
を備える、比較手段と、
該比較手段の出力に接続された入力と、
該比較手段の第２入力に接続された出力と、
を備える、第２ローパスフィルタと、
該スイッチ手段のスイッチング端子と第１ローパスフィルタの入力との間に接続され、該スイッチング端子により出力された信号に非対称重み付けを提供するように構成されているか、該検波器の出力と該第１の切り替え端子との間に接続され、該検波器により出

力された信号に非対称重み付けを提供するように構成されているスケーラと、
を備える処理装置と、
該処理装置の該スイッチ手段の該スイッチング端子に接続された入力を備える該第１ローパスフィルタと、
該第１ローパスフィルタの出力を受信するために接続された入力と、
該検波器の該制御入力に接続された信号出力と、
を有する発振器と、
を備え、それによって、
該検波器の出力が該閾値レベル未満であるレベルを有する場合、該検波器の出力は、該スイッチ手段を介して該第１ローパスフィルタの該入力に接続され、
該検波器の出力が該閾値レベルを超えるレベルを有する場合、該メモリ手段の出力は、該スイッチ手段を介して該第１ローパスフィルタの入力に接続され、
該第２ローパスフィルタの出力のレベルは、該閾値レベルであり、
該比較手段および該第２ローパスフィルタは、該検波器の出力が該閾値レベルを超えるレベルを有する場合に該閾値レベルが徐々に増加するように、構成される、回路。
【請求項２】
送信元装置により宛先装置へ送信された信号を受信する場合において、遅延の変動の影響を減少させる方法であって、
該宛先装置内で該送信元装置から送信されたデータを受信することであって、該データは複数の同時信号経路を取り、第１信号経路は最小伝送時間である対応する伝送時間を有し、他の各信号経路は該最小伝送時間に対して遅延する関連伝送時間を有し、他の各信号経路に関連する伝送時間に遅延のばらつきが存在する、ことと、
閾値遅延以下の遅延を有する信号経路からデータ使用のための選択を行うことであって、遅延が少ないデータを重み付けすることを含む、ことと、
を包含する、方法。
【請求項３】
前記データ使用のための選択を行うことは、
前記受信されたデータの時間を局部クロックと比較することと、
該受信されたデータの時間と該局部クロックによる時間との差に比例する誤差信号を生成することと、
指数的に該誤差信号をスケーリングすることと、
連続した複数の誤差信号の平均を取ることと、
該連続した複数の誤差信号の平均に応答して制御信号を生成することと、
該制御信号に応答して該局部クロックを調整することにより、位相誤差信号を減少させることと、
を包含する、請求項２に記載の方法。
【請求項４】
前記データ使用のために選択を行うことは、適応した形態で前記閾値遅延を変動させることを包含する、請求項２に記載の方法。
【請求項５】
装置間で信号を伝送するためのネットワークであって、該ネットワークは、
送信元装置と、
複数の信号経路を介して該送信元装置に相互接続された少なくとも１個の宛先装置であって、各宛先装置は、
該送信元装置から信号を受信するためのデータ入力と、
制御入力と、
出力と、
を備える検波器であって、該データ入力において受信された信号と該制御入力において受信された信号との位相差を決定するように構成された検波器と、
メモリ手段と、

該メモリ手段の入力に接続された制御可能なスイッチング端子と、
該検波器の出力に接続された第１切り替え端子と、
該メモリ手段の出力に接続された第２切り替え端子と、
を備えるスイッチ手段と、
該検波器の出力のレベルと閾値レベルとを比較する比較手段であって、
該検波器の出力に接続された第１入力と、
閾値信号を受信するために接続された第２入力と、
該スイッチ手段の該スイッチング端子を制御するために接続された出力と、
を備える、比較手段と、
該比較手段の出力に接続された入力と、
該比較手段の第２入力に接続された出力であって、該比較手段の第２入力に該閾値信号を供給する出力と、
を備える、第２ローパスフィルタと、
該スイッチ手段のスイッチング端子と第１ローパスフィルタの入力との間に接続され、該スイッチング端子により出力された信号に非対称重み付けを提供するように構成されたスケーラと、
を備える処理装置と、
該処理装置の該スイッチ手段の該スイッチング端子に接続された入力を備える該第１ローパスフィルタと、
該第１ローパスフィルタの出力を受信するために接続された入力と、
該検波器の該制御入力に接続された信号出力と、
を有する発振器と、
を備える、少なくとも１個の宛先装置と、
を備え、それによって、
該検波器の出力が該閾値レベル未満であるレベルを有する場合、該検波器の出力は、該スイッチ手段を介して該第１ローパスフィルタの該入力に接続され、
該検波器の出力が該閾値レベルを超えるレベルを有する場合、該メモリ手段の出力は、該スイッチ手段を介して該第１ローパスフィルタの入力に接続され、
該第２ローパスフィルタの出力のレベルは、該閾値レベルであり、
該比較手段および該第２ローパスフィルタは、該検波器の出力が該閾値レベルを超えるレベルを有する場合に該閾値レベルが徐々に増加するように、構成される、ネットワーク。

【請求項６】
ネットワークに相互接続される宛先装置であって、該ネットワークは送信元装置を含み、該宛先装置は、
該送信元装置から信号を受信するためのデータ入力と、
制御入力と、
出力と、
を備える検波器であって、該データ入力において受信された信号と該制御入力において受信された信号との位相差を決定するように構成された検波器と、
メモリ手段と、
該メモリ手段の入力に接続された制御可能なスイッチング端子と、
該検波器の出力に接続された第１切り替え端子と、
該メモリ手段の出力に接続された第２切り替え端子と、
を備えるスイッチ手段と、
該検波器の出力のレベルと閾値レベルとを比較する比較手段であって、
該検波器の出力に接続された第１入力と、
該閾値レベルを受信するために接続された第２入力と、
該スイッチ手段の該スイッチング端子を制御するために接続された出力と、
を備える、比較手段と、

該比較手段の出力に接続された入力と、
該比較手段の第２入力に接続された出力であって、該比較手段の第２入力に閾値信号を供給する出力と、
を備える、第２ローパスフィルタと、
該スイッチ手段のスイッチング端子と第１ローパスフィルタの入力との間に接続され、該スイッチング端子により出力された信号に非対称重み付けを提供するように構成されたスケーラと、
を備える処理装置と、
該処理装置の該スイッチ手段の該スイッチング端子に接続された入力を備える該第１ローパスフィルタと、
該第１ローパスフィルタの出力を受信するために接続された入力と、
該検波器の該制御入力に接続された信号出力と、
を備える発振器と、
を備え、それによって、
該検波器の出力が該閾値レベル未満であるレベルを有する場合、該検波器の出力は、該スイッチ手段を介して該第１ローパスフィルタの該入力に接続され、
該検波器の出力が該閾値レベルを超えるレベルを有する場合、該メモリ手段の出力は、該スイッチ手段を介して該第１ローパスフィルタの入力に接続され、
該第２ローパスフィルタの出力のレベルは、該閾値レベルであり、
該比較手段および該第２ローパスフィルタは、該検波器の出力が該閾値レベルを超えるレベルを有する場合に該閾値レベルが徐々に増加するように、構成される、宛先装置。
【請求項７】
前記スケーラは、指数スケーラである、請求項１に記載の回路。
【請求項８】
前記スケーラは、指数スケーラである、請求項５に記載のネットワーク。
【請求項９】
前記スケーラは、指数スケーラである、請求項６に記載の宛先装置。
【誤訳訂正２】
【訂正対象書類名】明細書
【訂正対象項目名】０００６
【訂正方法】変更
【訂正の内容】
【０００６】
（発明の概要）
本発明は、最短経路を識別すること、および同一信号の遅延送信または遅延画像に優先して最短経路を取った信号を使用することにより、送信元装置と宛先装置間の最短経路の存在を利用する手段および方法を提供し、それによりＰＬＬから見た信号対雑音比を向上させる。本発明は、位相検波器と位相同期ループのローパスフィルタとの間の処理装置を提供する。一実施形態において、処理装置は、小さな遅延（短経路）を伴う信号の寄与を向上させるための非対称誤差重み付けを提供する指数スケーラ等のスケーラを含む。
【誤訳訂正３】
【訂正対象書類名】明細書
【訂正対象項目名】００１０
【訂正方法】変更
【訂正の内容】
【００１０】
図６は、本発明の装置６００の第２実施形態のブロック図である。装置６００は、二重入力位相検波器６０２、ローパスフィルタ６０４、電圧制御発振器６０６を含み、メモリ素子６０８、比較器６１０、スイッチング素子６１２を含むプロセッサ６２０を含む。さらに、処理装置６２０は第２ローパスフィルタ６１８を含む。第２ローパスフィルタ６１

８への入力は、比較器６１０の出力を受信するために接続されており、第２ローパスフィルタ６１８の出力は、比較器６１０の第２入力に接続されている。この構成により、第２ローパスフィルタ６１８は、比較器６１０の出力が変化するにつれて変動する閾値Ｔｈを生成する。誤差信号ｅが閾値Ｔｈより大きい場合、実際の入力（検波器６０２からの出力）は無視され、前の入力レベル（メモリ素子６０８に記憶された）が第１ローパスフィルタ６０４に入力される。実際の入力が最終的に閾値Ｔｈより低くなり、比較器６１０がスイッチング素子６１２を通常の位置に切替え、そこにロックが維持されるように、第２ローパスフィルタ６１８が閾値Ｔｈのレベルを徐々に増加させる。装置６００の動作をさらに向上させるために、任意の指数スケーラ６１４を、スイッチング素子６１２のスイッチされる端子とローパスフィルタ６０４の入力との間、または検波器６０２の出力と第１切り替え端子との間に接続させることができる。

【誤訳訂正４】
【訂正対象書類名】図面
【訂正対象項目名】図６
【訂正方法】変更
【訂正の内容】
【図６】

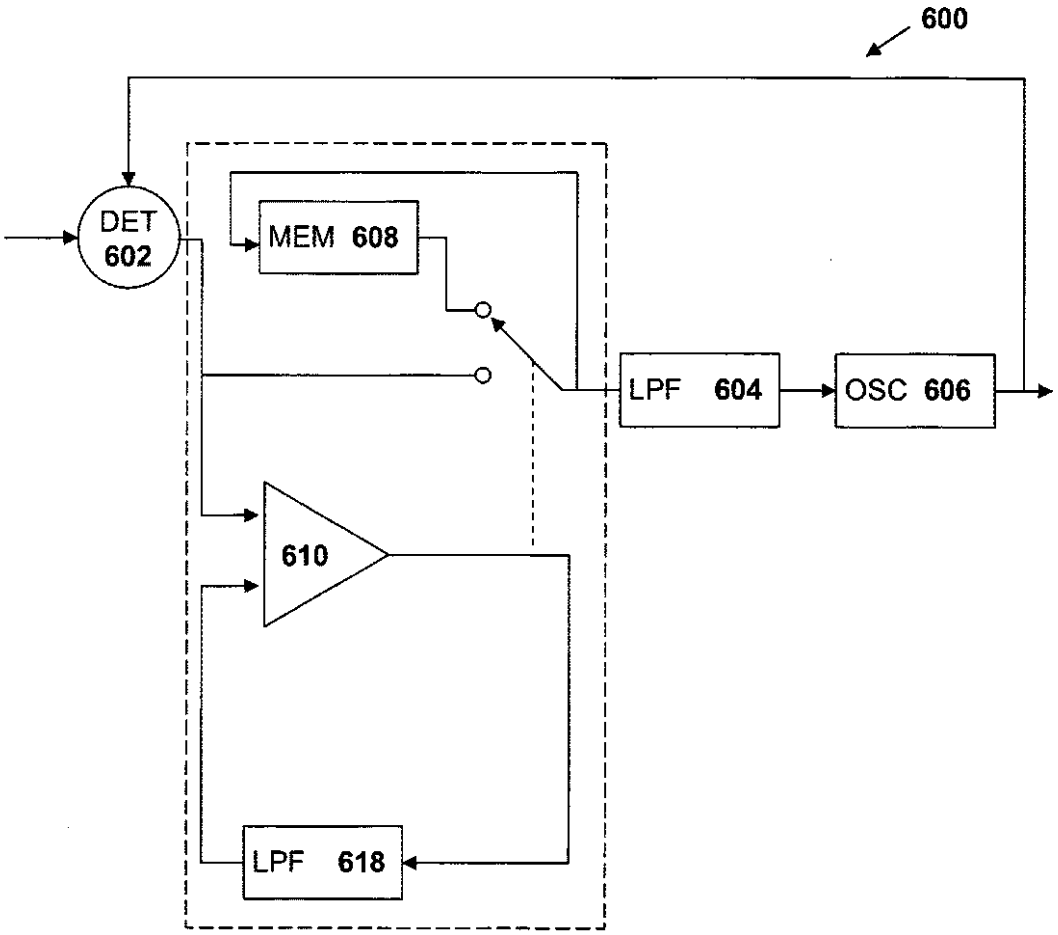


FIG. 6