

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第4区分

【発行日】平成17年6月16日(2005.6.16)

【公開番号】特開2002-197870(P2002-197870A)

【公開日】平成14年7月12日(2002.7.12)

【出願番号】特願2001-326836(P2001-326836)

【国際特許分類第7版】

G 1 1 C 11/417

G 1 1 C 11/413

【F I】

G 1 1 C 11/34 3 0 5

G 1 1 C 11/34 J

【手続補正書】

【提出日】平成16年9月21日(2004.9.21)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】請求項11

【補正方法】変更

【補正の内容】

【請求項11】

前記第2データレジスタは2段のトランスマッショングートを介して3段のラッチを内部的に有することを特徴とする請求項8に記載の同期バイオペリンメモリ。