【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第１部門第２区分
【発行日】平成29年10月5日(2017.10.5)

【公開番号】特開2016-47199(P2016-47199A)
【公開日】平成28年4月7日(2016.4.7)
【年通号数】公開・登録公報2016-021
【出願番号】特願2014-173769(P2014-173769)
【国際特許分類】
Ａ６１Ｂ　8/00　(2006.01)
【ＦＩ】
Ａ６１Ｂ　8/00

【手続補正書】
【提出日】平成29年8月23日(2017.8.23)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】０１１４
【補正方法】変更
【補正の内容】
【０１１４】
そして、各素子の電圧に対して二値化処理を行い（Ｓ１０４）、二値化処理後の値を記憶部３４０（メモリー）に固有ＩＤとして格納する（Ｓ１０５）。上述したように、受信可能状態に設定され有意な受信電圧が発生する素子に対応する二値化処理後の値（例えば１）と、受信不能状態に設定され受信電圧が発生しない素子に対応する二値化処理後の値（例えば０）を異なるものにしておけば、記憶部３４０に格納される固有ＩＤは、識別用超音波トランスデューサー素子アレイ１２０の受信可能状態、受信不能状態の設定に応じたビット列として表される。