

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-128545

(P2005-128545A)

(43) 公開日 平成17年5月19日(2005.5.19)

(51) Int.C1.⁷

F 1

テーマコード(参考)

G09G 3/28

G09G 3/28

H

5C080

G09G 3/20

G09G 3/20

621K

G09G 3/20

624N

G09G 3/20

631B

G09G 3/20

633D

審査請求 未請求 請求項の数 18 O L (全 17 頁) 最終頁に続く

(21) 出願番号

特願2004-306726 (P2004-306726)

(22) 出願日

平成16年10月21日 (2004.10.21)

(31) 優先権主張番号

2003-073530

(32) 優先日

平成15年10月21日 (2003.10.21)

(33) 優先権主張国

韓国 (KR)

(71) 出願人

590001669

エルジー電子株式会社

大韓民国、ソウル特別市永登浦区汝矣島洞

20

(74) 代理人

110000165

グローバル・アイピー東京特許業務法人

ユン サンジン

大韓民国、ギョンサンブクード、チルゴク
ーク、セオジエオクーミョン、ナミユル
ーリ 710、ウバン シンチョンジ
タウン 103-1802

(72) 発明者

カン スンホ

大韓民国、ダエグ、ブクーク、タエジョ
ンードン 442 ベオンジ、ウバン 3
チャ 105-903

最終頁に続く

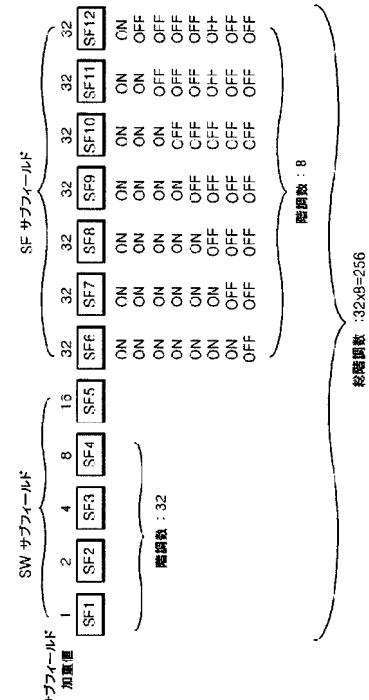
(54) 【発明の名称】 プラズマディスプレイパネルの駆動方法及び装置

(57) 【要約】 (修正有)

【課題】 AVモードとPCモードを最適化して動映像で擬似輪郭ノイズを低減させるとともに、停止映像で広い階調数の映像を表現することができるプラズマディスプレイパネルの駆動方法及び装置を提供する。

【解決手段】 プラズマディスプレイパネルの駆動方法は、データの動き程度に基づいて動作モードを選択する段階と、前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階と、を含み、データの動き程度に基づいて動作モードを選択するモード選択部と、前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する制御部と、を備える。

【選択図】 図4



【特許請求の範囲】**【請求項 1】**

データの動き程度に基づいて動作モードを選択する段階と、
前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列
又はサステインパルスの個数のいずれか少なくとも一つを別に制御する段階と、を含むこ
とを特徴とするプラズマディスプレイパネルの駆動方法。

【請求項 2】

前記プラズマディスプレイパネルを遠隔制御するための遠隔制御機からの信号、互いに
異なる媒体につながるケーブル信号、又は前記プラズマディスプレイパネルに別に設置さ
れたモード選択スイッチからの信号のいずれか少なくとも一つを受信する段階をさらに含
むことを特徴とする請求項1記載のプラズマディスプレイパネルの駆動方法。

10

【請求項 3】

前記動作モードを選択する段階は、
前記受信された信号に応答して前記動作モードを判断することを特徴とする請求項2記
載のプラズマディスプレイパネルの駆動方法。

【請求項 4】

前記動作モードを選択する段階は、
前記データをフレーム間比較して変化量を計算し、前記変化量を所定の基準値と比較し
て前記動作モードを選択することを特徴とする請求項1記載のプラズマディスプレイパネ
ルの駆動方法。

20

【請求項 5】

前記サブフィールド配列は、
アドレス期間にオンセルを選択する少なくとも一つ以上の選択的書き込みサブフィール
ドと、
前記アドレス期間にオフセルを選択する少なくとも一つ以上の選択的消去サブフィール
ドと、を含むことを特徴とする請求項1記載のプラズマディスプレイパネルの駆動方法。

【請求項 6】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制
御する段階は、
前記動作モードが前記データの動き程度の大きいAVモードならば、前記選択的消去サ
ブフィールドの個数を前記選択的書き込みサブフィールドの個数より多くする段階を含む
ことを特徴とする請求項5記載のプラズマディスプレイパネルの駆動方法。

30

【請求項 7】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制
御する段階は、
前記動作モードが前記データの動き程度の小さいPCモードならば、前記選択的書き込
みサブフィールドの個数を前記選択的消去サブフィールドの個数より多くする段階を含む
ことを特徴とする請求項5記載のプラズマディスプレイパネルの駆動方法。

【請求項 8】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制
御する段階は、
前記動作モードが前記データの動き程度の大きいAVモードならば、動映像で輪郭ノイ
ズの小さいサブフィールドが配列された第1サブフィールド配列を選択する段階と、
前記動作モードが前記データの動き程度の小さいPCモードならば、前記第1サブフィ
ールド配列より階調表現範囲の広いサブフィールドが配列された第2サブフィールド配列
を選択する段階と、を含むことを特徴とする請求項1記載のプラズマディスプレイパネル
の駆動方法。

40

【請求項 9】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制
御する段階は、

50

前記動作モードが前記データの動き程度の小さいP Cモードならば、前記サステインパルスの個数を、前記データの動き程度の大きいA Vモードに対応して設定されるサステインパルスの個数より少なく制御する段階を含むことを特徴とする請求項1記載のプラズマディスプレイパネルの駆動方法。

【請求項10】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、

前記動作モードが前記データの動き程度の小さいP Cモードならば、前記データの動き程度の大きいA Vモードで前記プラズマディスプレイパネル上に表示される前記データの平均輝度に対して、50%～80%の平均輝度で前記データが表示できるように前記サステインパルスの個数を減らすことを特徴とする請求項1記載のプラズマディスプレイパネルの駆動方法。

10

【請求項11】

データの動き程度に基づいて動作モードを選択するモード選択部と、

前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する制御部と、を備えることを特徴とするプラズマディスプレイパネルの駆動装置。

【請求項12】

前記モード選択部は、

前記プラズマディスプレイパネルを遠隔制御するための遠隔制御機からの信号、互いに異なる媒体につながるケーブル信号、又は前記プラズマディスプレイパネルに別に設置されたモード選択スイッチからの信号のいずれか少なくとも一つを受信し、

20

前記受信された信号に応答して前記動作モードを判断することを特徴とする請求項11記載のプラズマディスプレイパネルの駆動装置。

【請求項13】

前記モード選択部は、

前記データをフレーム間比較して変化量を計算し、前記変化量を所定の基準値と比較して前記動作モードを選択することを特徴とする請求項11記載のプラズマディスプレイパネルの駆動装置。

30

【請求項14】

前記制御部は、

前記1フレーム期間内のアドレス期間にオンセルを選択する少なくとも一つ以上の選択的書き込みサブフィールドと、前記アドレス期間にオフセルを選択する少なくとも一つ以上の選択的消去サブフィールドとを配列し、

前記モード選択部によって選択された前記動作モードが前記データの動き程度の大きいA Vモードならば、前記選択的消去サブフィールドの個数を前記選択的書き込みサブフィールドの個数より多くすることを特徴とする請求項11記載のプラズマディスプレイパネルの駆動装置。

【請求項15】

前記制御部は、

前記1フレーム期間内のアドレス期間にオンセルを選択する少なくとも一つ以上の選択的書き込みサブフィールドと、前記アドレス期間にオフセルを選択する少なくとも一つ以上の選択的消去サブフィールドとを配列し、

40

前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さいP Cモードならば、前記選択的書き込みサブフィールドの個数を前記選択的消去サブフィールドの個数より多くすることを特徴とする請求項11記載のプラズマディスプレイパネルの駆動装置。

【請求項16】

前記制御部は、

前記モード選択部によって選択された前記動作モードが前記データの動き程度の大きい

50

A V モードならば、動映像で輪郭ノイズの小さいサブフィールドが配列された第 1 サブフィールド配列に前記データをマッピングし、

前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さい P C モードならば、前記第 1 サブフィールド配列より階調表現範囲の広いサブフィールドが配列された第 2 サブフィールド配列に前記データをマッピングすることを特徴とする請求項 1 1 記載のプラズマディスプレイパネルの駆動装置。

【請求項 1 7】

前記制御部は、

前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さい P C モードならば、前記サステインパルスの個数を、前記データの動き程度の大きい A V モードに対応して設定されるサステインパルスの個数より少なく制御することを特徴とする請求項 1 1 記載のプラズマディスプレイパネルの駆動装置。 10

【請求項 1 8】

前記制御部は、前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さい P C モードならば、前記データの動き程度の大きい A V モードで前記プラズマディスプレイパネル上に表示される前記データの平均輝度に対して、50%以上80%以下の平均輝度で前記データが表示できるように前記サステインパルスの個数を減らすことを特徴とする請求項 1 7 記載のプラズマディスプレイパネルの駆動装置。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

本発明は、プラズマディスプレイパネルに係り、より詳しくは、プラズマディスプレイパネルの駆動方法及び装置に関する。 20

【背景技術】

【0 0 0 2】

最近、陰極選管の重量と嵩を減らすことのできる平板表示装置に対する関心が高まっている。かかる平板表示装置は、液晶表示装置 (Liquid Crystal Display)、プラズマディスプレイパネル (Plasma Display Panel: P D P)、電界放出表示装置 (Field Emission Display)、エレクトロ・ルミネンス (Electro-luminescence) などがあり、デジタル信号またはアナログデータを表示パネルに供給する。 30

【0 0 0 3】

プラズマディスプレイパネルは、He + Xe または Ne + Xe ガスの放電時に発生する紫外線で蛍光体を発光させることにより、画像を表示する。このようなプラズマディスプレイパネルは、薄膜化と大型化が容易であるうえ、最近の技術開発に伴い、大きく向上した画質を提供している。

【0 0 0 4】

特に、3電極交流面放電型プラズマディスプレイパネルは、放電時に壁電荷が蓄積される誘電体層を利用して放電に必要な電圧を低下させ、プラズマ放電のスパッタリングから電極を保護して低電圧駆動と長寿命の利点を有する。

【0 0 0 5】

図 1 を参照すると、3電極交流面放電型プラズマディスプレイパネルのセルは、上部基板 1 0 上に形成された走査 / サステイン電極 3 0 Y 及び共通サステイン電極 3 0 Z と、下部基板 1 8 上に形成されたアドレス電極 2 0 X と、を備える。 40

【0 0 0 6】

走査 / サステイン電極 3 0 Y と共通サステイン電極 3 0 Z のそれぞれは、透明電極 1 2 Y、1 2 Z と、透明電極 1 2 Y、1 2 Z の線幅より小さな線幅を有し、透明電極の一側縁に形成される金属バス電極 1 3 Y、1 3 Z を含む。透明電極 1 2 Y、1 2 Z は透明伝導性物質、例えばインジウムスズ酸化物 (Indium-Tin-Oxide: I T O) からなる。金属バス電極 1 3 Y、1 3 Z は高伝導性金属からなり、高抵抗の透明電極 1 2 Y、1 2 Z による電気的特性を補償する。 50

【 0 0 0 7 】

走査 / サステイン電極 30Y と共にサステイン電極 30Z とが形成された上部基板 10 には、上部誘電体層 14 と保護膜 16 とが積層される。上部誘電体層 14 には放電時に発生するイオン化荷電粒子が蓄積される。このように誘電体層 14 に蓄積される荷電粒子を「壁電荷」と言う。保護膜 16 は、放電時に発生した荷電粒子のスパッタリングによる上部誘電体層 14 の損傷を防止するとともに、2 次電子の放出効率を高める。保護膜 16 としては酸化マグネシウム (MgO) が主に用いられる。

【 0 0 0 8 】

アドレス電極 20X は、走査 / サステイン電極 30Y 及び共通サステイン電極 30Z と交差する方向に下部基板 18 上に形成される。アドレス電極 20X が形成された下部基板 18 上には、下部誘電体層 22 と隔壁 24 とが形成される。下部誘電体層 22 は、アドレス電極 20X を保護するとともに、放電時に下部基板 18 の方に進行する光を反射させて光効率を高める。

【 0 0 0 9 】

下部誘電体層 22 および隔壁 24 の表面には蛍光体層 26 が形成される。隔壁 24 はアドレス電極 20X と並んで形成され、セルを物理的に区画して放電によって生成された紫外線と可視光が水平に隣接したセルの方に漏洩することを遮断してセル間の光学的混信を予防し、同時に放電によって生成された荷電粒子が水平に隣接したセルの方に移動することを遮断してセル間の電気的混信を予防する。蛍光体層 26 は放電時に発生した紫外線によって励起及び遷移して発光することにより、赤色、緑色、または青色のうちのいずれか一つの可視光を発生するようになる。上 / 下部基板 10、18 と隔壁 24 との間に設けられた放電空間には、ガス放電のための He+Xe、Ne+Xe、He+Xe+Ne などの不活性ガスが注入される。

【 0 0 1 0 】

このような 3 電極交流面放電型プラズマディスプレイパネルは、画像の階調 (Gray Level) を実現するために、図 2 のように 1 フレーム期間を、発光回数の異なる多数のサブフィールドに分けて時分割駆動している。各サブフィールドは、すべてのセルを均一に初期化するためのリセット期間、セルを選択するためのアドレス期間及び放電回数に応じて階調を実現するサステイン期間に分けられる。265 階調で画像を表示しようとする場合、1 / 60 秒に該当するフレーム期間 (16.67 ms) は、図 2 のように 8 個のサブフィールド S F 1 ~ S F 8 に時分割される。8 個のサブフィールドのそれぞれは、リセット期間、アドレス期間及びサステイン期間を含む。各サブフィールドのリセット期間およびアドレス期間はそれぞれのサブフィールド毎に同一である反面、サステイン期間およびサステイン放電回数は各サブフィールドにおいて 2^n (ただし、 $n = 0, 1, 2, 3, 4, 5, 6, 7$) の割合で増加する。

【 0 0 1 1 】

かかるプラズマディスプレイパネルの駆動方法は、セルの選択方式によって選択的書き込み方式と選択的消去方式とに大別される。

【 0 0 1 2 】

選択的書き込み方式は、リセット期間にすべてのセルを初期化した後、アドレス期間にターンオンされるセル (以下、「オンセル (On-cell)」) と選択する。選択的書き込み方式のサステイン期間にはオンセルでサステイン放電が起こる。

【 0 0 1 3 】

このような選択的書き込み方式では、走査 / サステイン電極 30Y に供給されるスキャンパルス (Scan Pulse) はそのパルス幅が比較的長く設定される。これにより、選択的書き込み方式ではアドレス期間が長くなるから、相対的にサステイン期間を充分に確保しにくいという短所がある。

【 0 0 1 4 】

一方、プラズマディスプレイパネルは、サブフィールドの組合によって画像の階調を表現する特性を有するため、動映像で輪郭ノイズ (Contour noise) が発生することもある

10

20

30

40

50

。輪郭ノイズが発生すると画質が劣化してしまう。例えば、画面の左側半分が128の階調値に表示され、画面の右側半分が127の階調値に表示された画面が左側に移動すると、階調値128と127との間の境界部分にピークホワイト(Peak White)、すなわち白い帯が現われる。これと反対に、画面の左側半分が127の階調値に表示され、画面の右側半分が128の階調値に表示された画面が右側に移動すると、階調値127と128との間の境界部分にブラックレベル(Black Level)、すなわち黒い帯が現われる。

【0015】

動映像の輪郭ノイズを取り除くための方法としては、一つのサブフィールドを分割して1~2個のサブフィールドを追加する方法、サブフィールドの手順を再配列する方法、サブフィールドを追加するとともにサブフィールドの手順を再配列する方法、及び誤差拡散方法などが提案されている。

【0016】

選択的書き込み方式において動映像の輪郭ノイズを取り除くためにサブフィールドを追加させると、アドレス期間は長くなるが、その分だけサステイン期間が短くなる。例えば、VGA(640×480)の解像度を持つプラズマディスプレイパネルにおいて選択的書き込み方式のサブフィールドが10に増え、スキャンパルスのパルス幅が3μsと仮定すれば、サステイン期間が次のように絶対不足になる。16.67msの1フレーム期間におけるアドレス期間は、3μs(スキャンパルスのパルス幅)×480ライン×10(サブフィールド数)=14.4msである。これに対して、1フレーム期間におけるサステイン期間は、16.67msの1フレーム期間から、14.4msのアドレス期間、略0.3msの1回リセット期間、100μs×10(サブフィールド数)の消去期間及び1msの垂直同期信号(vsync)余裕期間を引いた-0.03msである。

【0017】

このような駆動時間の不足を解決するための方法として、プラズマディスプレイパネルを物理的に分割してそれぞれの画面ブロックを同時に駆動する方法はあるが、これは駆動集積回路をさらに追加する必要があるので、製造コストの上昇をもたらすという問題点がある。

【0018】

選択的消去方式は、リセット期間にすべてのセルを初期化した後、アドレス期間にターンオフされるセル(以下、「オフセル(off-cell)」という)を選択する。そして選択的消去方式のサステイン期間にはオフセル内でサステイン放電が起こる。

【0019】

選択的消去方式に必要なスキャンパルスは選択的書き込み方式に比べて少なく設定しても良い。よって、選択的消去方式は選択的書き込み方式に比べてアドレス期間が短くなるので、サステイン期間を比較的長く確保することができる。例えば、VGA解像度のプラズマディスプレイパネルにおいて1フレーム期間が8個のサブフィールドに時分割され、スキャンパルスのパルス幅が1μsと仮定すれば、1フレーム期間におけるアドレス期間は、1μs(スキャンパルスのパルス幅)×480ライン×8(サブフィールド数)=3.84msで比較的短い。1フレーム期間におけるサステイン期間は、1フレーム期間から、3.84msのアドレス期間、1msの垂直同期信号(vsync)余裕時間、100μs(リセット期間)×8(サブフィールド数)のリセット期間を引いた全面ライティング(writing)期間を引いた略11.03msである。このように選択的消去方式ではアドレス期間が短くなるので、サブフィールド数を増やしてもサステイン期間を確保しやすいという長所がある。

【0020】

しかし、選択的消去方式は、リセット期間にすべてのセルがターンオンされるのでコントラスト比におけるブラック輝度が高くなつてコントラスト特性が劣化するという短所がある。

【0021】

特許文献1(アメリカ合衆国公開特許公報U.S.-2002-0033675-A1)で

10

20

30

40

50

は、選択的書き込み方式で生じる駆動時間の不足と、選択的消去方式で生じるコントラスト特性の低下とを解決するために、一定の条件下で1フレーム期間を、選択的書き込み方式のサブフィールド（以下、「SWサブフィールド」という）と選択的消去方式のサブフィールド（以下、「SEサブフィールド」という）とに時分割する方法及び装置（以下、「SWSSE方式」という）が提案されている。

【0022】

一方、SWSSE方式は、図3を参照すると、1フレーム期間を、それぞれ選択的書き込み方式でオンセルを選択する6個のSWサブフィールドSF1～SF6と、それぞれ選択的消去方式でオフセルを選択する6個のSEサブフィールドSF7～SF12とに時分割する。

10

【0023】

SWサブフィールドSF1～SF6はバイナリコーディング(Binary Coding)で64個の階調を表現することができる。SEサブフィールドSF7～SF12はリニアコーディング(Linear coding)で7個の階調を表現することができる。SWサブフィールドSF1～SF6とSEサブフィールドSF7～SF12との組合によって表現可能な総階調数は $64 \times 7 = 448$ である。

【0024】

一方、PDPを、テレビ(Television)やコンピューターのモニター、掲示板、広告看板などにすべて使用できるように、AVモードと動作させるとともにPCモードで動作できるような方案に対する研究が活発に行われている。ここで、AVモードは動映像が主に表示されるTVに対応する動作モードで、PCモードは停止映像が主に表示されるモニターに対応する動作モードである。

20

【0025】

このようなAVモードとPCモードが要求する映像表示の最適条件は互いに異なる。すなわち、AVモードでは動映像で現われやすい擬似輪郭ノイズ(Contour noise)を低減させる必要があり、一方、PCモードでは広い階調数で映像を表現する必要がある。

【特許文献1】米国特許出願公開第2002/0033675号明細書

【発明の開示】

【発明が解決しようとする課題】

【0026】

本発明は、かかる従来の問題点を解決するためのもので、その目的は、AVモードとPCモードを最適化して動映像で擬似輪郭ノイズを低減させるとともに、停止映像で広い階調数の映像を表現することができるプラズマディスプレイパネルの駆動方法及び装置を提供することにある。

30

【課題を解決するための手段】

【0027】

本発明に係るプラズマディスプレイパネルの駆動方法は、データの動き程度に基づいて動作モードを選択する段階と、前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階と、を含む。

40

【0028】

前記プラズマディスプレイパネルの駆動方法は、前記プラズマディスプレイパネルを遠隔制御するための遠隔制御機からの信号と、互いに異なる媒体につながるケーブル信号と、前記プラズマディスプレイパネルに別に設置されたモード選択スイッチからの信号とのいずれか一つを受信する段階をさらに含む。

【0029】

前記動作モードを選択する段階は、前記受信された信号に応答して前記動作モードを判断することを特徴とする。

【0030】

前記動作モードを選択する段階は、前記データをフレーム間比較して変化量を計算し、

50

前記変化量を所定の基準値と比較して前記動作モードを選択することを特徴とする。

【0031】

前記サブフィールド配列は、アドレス期間にオンセルを選択する少なくとも一つ以上のSWサブフィールドと、前記アドレス期間にオフセルを選択する少なくとも一つ以上のSEサブフィールドと、を含む。

【0032】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、前記動作モードが前記データの動き程度の大きいAVモードならば、前記SEサブフィールドの個数を前記SWサブフィールドの個数より多くする段階を含む。

【0033】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、前記動作モードが前記データの動き程度の小さいPCモードならば、前記SWサブフィールドの個数を前記SEサブフィールドの個数より多くする段階を含む。

【0034】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、前記動作モードが前記データの動き程度の大きいAVモードならば、動映像で輪郭ノイズの小さいサブフィールドが配列された第1サブフィールド配列を選択する段階と、前記動作モードが前記データの動き程度の小さいPCモードならば、前記第1サブフィールド配列より階調表現範囲の広いサブフィールドが配列された第2サブフィールド配列を選択する段階と、を含む。

【0035】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、前記動作モードが前記データの動き程度の小さいPCモードならば、前記サステインパルスの個数を、前記データの動き程度の大きいAVモードに対応して設定されるサステインパルスの個数より少なく制御する段階を含む。

【0036】

前記サブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する段階は、前記動作モードが前記データの動き程度の小さいPCモードならば、前記データの動き程度の大きいAVモードで前記プラズマディスプレイパネル上に表示される前記データの平均輝度に対して、50%～80%の平均輝度で前記データが表示できるように前記サステインパルスの個数を減らすことを特徴とする。

【0037】

本発明に係るプラズマディスプレイパネルの駆動装置は、データの動き程度に基づいて動作モードを選択するモード選択部と、前記選択された動作モードに応じて1フレーム期間内に配置されるサブフィールド配列とサステインパルスの個数のいずれか少なくとも一つを別に制御する制御部と、を備える。

【0038】

前記モード選択部は、前記プラズマディスプレイパネルを遠隔制御するための遠隔制御機からの信号と、互いに異なる媒体につながるケーブル信号と、前記プラズマディスプレイパネルに別に設置されたモード選択スイッチからの信号とのいずれか少なくとも一つを受信し、前記受信された信号に応答して前記動作モードを判断することを特徴とする。

【0039】

前記モード選択部は、前記データをフレーム間比較して変化量を計算し、前記変化量を所定の基準値と比較して前記動作モードを選択することを特徴とする。

【0040】

前記制御部は、前記1フレーム期間内のアドレス期間にオンセルを選択する少なくとも一つ以上のSWサブフィールドと、前記アドレス期間にオフセルを選択する少なくとも一つ以上のSEサブフィールドとを配列し、前記モード選択部によって選択された前記動作モードが前記データの動き程度の大きいAVモードならば、前記SEサブフィールドの個数を前記SWの個数より多くすることを特徴とする。

10

20

30

40

50

【0041】

前記制御部は、前記1フレーム期間内のアドレス期間にオンセルを選択する少なくとも一つ以上のSWサブフィールドと、前記アドレス期間にオフセルを選択する少なくとも一つ以上のSEサブフィールドとを配列し、前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さいPCモードならば、前記SWサブフィールドの個数を前記SEサブフィールドの個数より多くすることを特徴とする。

【0042】

前記制御部は、前記モード選択部によって選択された前記動作モードが前記データの動き程度の大きいAVモードならば、動映像で輪郭ノイズの小さいサブフィールドが配列された第1サブフィールド配列に前記データをマッピングし、前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さいPCモードならば、前記第1サブフィールド配列より階調表現範囲の広いサブフィールドが配列された第2サブフィールド配列に前記データをマッピングすることを特徴とする。

【0043】

前記制御部は、前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さいPCモードならば、前記サステインパルスの個数を、前記データの動き程度の大きいAVモードに対応して設定されるサステインパルスの個数より少なく制御することを特徴とする。

【0044】

前記制御部は、前記モード選択部によって選択された前記動作モードが前記データの動き程度の小さいPCモードならば、前記データの動き程度の大きいAVモードで前記プラズマディスプレイパネル上に表示される前記データの平均輝度に対して、50%～80%の平均輝度で前記データが表示できるように前記サステインパルスの個数を減らすことを特徴とする。

【発明の効果】

【0045】

本発明に係るプラズマディスプレイパネルの駆動方法及び装置によれば、AVモードとPCモードの動作モードや映像の動きの可否によってサブフィールドマッピングを最適化して、PCデータやTVデータのように互いに異なる媒体のデータを表示するときに画質を高めることができる。また、AVモードとPCモードの動作モードや映像の動きの可否によってサステインパルス数を制御して、PCモードや停止映像で画質に影響をほとんど与えない範囲内でサステインパルス数を減らして消費全力を低減することができ、放電回数が多いほどほどくなる蛍光体の劣化を減らしてプラズマディスプレイパネルの寿命を延ばすことができる。

【発明を実施するための最良の形態】

【0046】

以下では、添付図を参照して本発明に係るプラズマディスプレイパネルの駆動方法及び駆動装置の実施形態を具体的に説明する。

【0047】

図4及び図5は、本発明に係るプラズマディスプレイパネルの駆動方法を説明するための図である。先ず、図4に示すように本発明に係るプラズマディスプレイパネルの駆動方法は、AVモードで1フレーム期間内にSWサブフィールドSF1～SF5より多い個数のSEサブフィールドSF6～SF12を配置する一方、PCモードで図5のように1フレーム期間内にSWサブフィールドSF1～SF7の個数を増加させる。

【0048】

これにより、図4のようなAVモードでSWサブフィールドSF1～SF5はバイナリーコーディングにて32個の階調を表現することができ、SEサブフィールドSF6～SF12はリニアコーディングにて8個の階調を表現することができる。したがって、AVモードでSWサブフィールドSF1～SF5とSEサブフィールドSF6～SF12と組合によって総256個の階調が表現可能である。

【0049】

図5のようなPCモードでSWサブフィールドSF1～SF7はバイナリーコーディングにて128個の階調を表現することができ、SEサブフィールドSF8～SF12はリニアコーディングにて6個の階調を表現することができる。そして、AVモードではSWサブフィールドSF1～SF5とSEサブフィールドSF6～SF12との組み合わせによって総768個の階調が表現可能である。

【0050】

よって、本発明に係るプラズマディスプレイパネルの駆動方法によれば、PCモードでSWサブフィールドの個数を増やして階調表現範囲を拡張して停止映像をさらに細密に表現する。

10

【0051】

SWサブフィールド(SF1～SF5、またはSF1～SF7)のそれぞれは、オンセルを選択するアドレス期間と、予め設定された加重値に対応する放電回数だけオンセルに限ってサステイン放電を起こすサステイン期間を含む。そして、SWサブフィールド(SF1～SF5、またはSF1～SF7)には、サブフィールドによってすべてのセルを初期化するためのリセット期間と、サステイン放電終了後にセル内に残留する電荷を消去するための消去期間とが含まれることができる。SWサブフィールドの最後のサブフィールドであるサブフィールド(SF5またはSF7)には、つながる一番目のSEサブフィールド(SF6またはSF8)からオフセルが選択できるように消去期間がない。SWサブフィールド(SF1～SF5、またはSF1～SF7)において、リセット期間、アドレス期間及び消去期間は各サブフィールドで同一である一方、サステイン期間とサステイン放電回数はサブフィールドに付与される加重値「 2^0 (1)、 2^1 (2)、 2^2 (4)、 2^3 (8)、 2^4 (16)」または「 2^0 (1)、 2^1 (2)、 2^2 (4)、 2^3 (8)、 2^4 (16)、 2^5 (32)、 2^5 (32)」に応じてサブフィールド毎に変わる。

20

【0052】

SEサブフィールド(SF6～SF12、またはSF8～SF12)は、オフセルを選択するアドレス期間と、あらかじめ設定された加重値に対応する放電回数だけアドレス期間で選択されないオンセルに限ってサステイン放電を起こすサステイン期間と、を含む。SEサブフィールドの最後のサブフィールドを除いたサブフィールド(SF6～SF11、またはSF8～SF11)には、リセット期間および消去期間がない。最後のSEサブフィールドSF12にはリセット期間がなく、第1サブフィールドSF1の初期化を安定させるように、サステイン期間についてセル内の残留電荷を消去するための消去期間が存在する。SEサブフィールド(SF6～SF12、またはSF8～SF12)のそれぞれに付与される加重値は「32」で同一である。このため、SEサブフィールド(SF6～SF12、またはSF8～SF12)のそれぞれにおけるアドレス期間とサステイン期間は同一である。一方、SEサブフィールド(SF6～SF12、またはSF8～SF12)に対しても、SWサブフィールド(SF1～SF5、またはSF1～SF7)と同様に加重値が別々に与えられ得る。この場合にSEサブフィールド(SF6～SF12、またはSF8～SF12)のサステイン期間は加重値によって変わることもできる。

30

【0053】

SWサブフィールド(SF1～SF5、SF1～SF7)は、バイナリーコーディングにてオンセルを選択するので、各サブフィールドでのセル選択に関係なくオンセルを任意に選択する。

40

【0054】

これに対して、SEサブフィールドSF6～SF12は、以前(1つ前)のサブフィールドで選択されるか選択されないオンセルの中からオフセルを選択するリニアコーディングにてオフセルを選択するので、以前サブフィールドでオンセルが必ず存在しなければならない。例えば、一番目のSEサブフィールドSF6またはSF8は、最後のSWサブフィールドSF5またはSF7から選択されたオンセルの中からオフセルを選択する。そして、二番目～最後のSEサブフィールド(SF7～SF12、またはSF9～SF12)

50

は、以前サブフィールド (SF6～SF11、またはSF8～SF11) から選択されないオンセルの中からオフセルを選択する。言い換えれば、SEサブフィールド (SF6～SF12、またはSF8～SF12) ではサブフィールドを通過するにつれて、オンセルを消して行くようになる。したがって、動映像でセルの光量が不連続的に変わることに起因して発生される輪郭ノイズが、SEサブフィールド (SF6～SF12、SF8～SF12) ではほとんど現われない。

【0055】

よって、本発明に係るプラズマディスプレイパネルの駆動方法によれば、AVモードでSEサブフィールドの個数を増やして動映像を表現する時輪郭ノイズを減らすことができる。

10

【0056】

AVモードとPCモードの階調表現の一例を挙げると次のようである。図4のようなAVモードと図5のようなPCモードとで階調値「13」と表現されるセルは、バイナリーコード (Binary Code) 組合によって第1、第3及び第4サブフィールドSF1、SF3、SF4でターンオンされ、残りのサブフィールドSF2、SF5～SF12でターンオフされる。これに対して、階調値「75」と表現されるセルは、バイナリーコード組合によって第1、第2及び第4サブフィールドSF1、SF2、SF4でターンオンされるとともに、リニアコード組合によって第6及び第7サブフィールドSF6及びSF7でターンオンされる一方、残りのサブフィールドSF3、SF5、SF8～SF12でターンオフされる。

20

【0057】

VGA (640×480) の解像度を有するプラズマディスプレイパネルにおいて、SWサブフィールドのスキャンパルスを3μs、SEサブフィールドのスキャンパルスを1μsとそれぞれ仮定してアドレス期間とサステイン期間を計算すれば、次のようである。

【0058】

図4のようなAVモードでプラズマディスプレイパネルが駆動されると、1フレーム期間内におけるアドレス期間は、{3μs (SWサブフィールドのスキャンパルス) × 480 (ライン数) × 5 (SWサブフィールドの数)} + {1μs (SEサブフィールドのスキャンパルス) × 480 (ライン数) × 7 (SEサブフィールドの数)} = 10.56ms である。この場合、サステイン期間は 16.67ms (1フレーム期間) - 10.56ms (アドレス期間) - 1ms (垂直同期信号余裕期間) - 400μs (SF1～SF4の消去期間) = 4.71ms である。

30

【0059】

そして、図5のようなPCモードでプラズマディスプレイパネルが駆動されると、1フレーム期間内におけるアドレス期間は、{3μs (SWサブフィールドのスキャンパルス) × 480 (ライン数) × 7 (SWサブフィールドの数)} + {1μs (SEサブフィールドのスキャンパルス) × 480 (ライン数) × 5 (SEサブフィールドの数)} = 11.8ms である。この場合、サステイン期間は 16.67ms (1フレーム期間) - 11.8ms (アドレス期間) - 1ms (垂直同期信号余裕期間) - 600μs (SF1～SF6の消去期間) = 3.27ms である。

40

【0060】

図6は、本発明に係る他のプラズマディスプレイパネルの駆動方法を説明するための図面であって、AVモードとPCモードでのサステインパルス数を示す。

【0061】

図6を参照すると、本発明に係るプラズマディスプレイパネルは、AVモードに割り当てられるサステインパルス数nに比べてPCモードに割り当てられるサステインパルス数n- を減らすようになる。この実施形態において、1フレーム期間はSWサブフィールドのみに時分割されるか、SEサブフィールドのみに時分割されるか、あるいはSWサブフィールドとSEサブフィールドとに時分割されることができる。好ましくは、動映像での画質(表示品質)および駆動時間を考慮してSWSE方式のサブフィールド配列が選択

50

されるのが望ましい。

【0062】

A V モードで 1 フレーム期間内に配置されたすべてのサブフィールドのサステインパルスの総数が n 個であれば、P C モードで 1 フレーム期間内に配置されたすべてのサブフィールドのサステインパルスの総数は、A V モードに比べて だけ減った $n - 1$ 個である。このようなサステインパルス数の差はサステイン放電回数の差と同一であるので、同じ 1 フレームの映像を表示するとき、A V モードと P C モードとの間にプラズマディスプレイパネルの平均輝度差が現われる。

【0063】

P C モードで割り当てられるサステインパルス数の減少分「 Δ 」は、画質に悪影響を与えないために A V モードの平均輝度を 100 % と仮定すれば P C モードの平均輝度が 50 % ~ 80 % となるように決定される。 10

【0064】

図 7 は、本発明に係るプラズマディスプレイパネルの駆動装置を示す図である。

【0065】

図 7 を参照すると、本発明に係るプラズマディスプレイパネルの駆動装置は、プラズマディスプレイパネルの電極 X、Y、Z に接続されたデータ駆動部 48、走査 / サステイン駆動部 51 及び共通サステイン駆動部 52 と、ガンマ補正部 41 とデータ駆動部 48 との間に接続された自動利得調節部 42、誤差拡散部 43、サブフィールドマッピング部 44 及びフレームメモリー 45 と、各駆動回路の動作タイミングを制御するためのタイミングコントローラ 47 と、サブフィールドマッピング部 44 に接続されたモード選択部 53 と、を備える。 20

【0066】

データ駆動部 48 は、アドレス期間に多数のアドレス電極 X にデータを供給するための多数の集積回路を含む。

【0067】

走査 / サステイン駆動部 51 は、初期化期間にすべてのセルを初期化するための初期化波形を発生し、アドレス期間に SW サブフィールドのスキャンパルスや SE サブフィールドのスキャンパルスを順次に発生する。また、走査 / サステイン駆動部 51 は、サステイン期間にサステインパルスを発生する。前記走査 / サステイン駆動部 51 は多数の集積回路を含む。前記走査 / サステイン駆動部 51 から発生する信号はプラズマディスプレイパネルの多数の走査 / サステイン電極 Y に供給される。 30

【0068】

共通サステイン駆動部 52 は、共通サステイン電極 Z に接続され、サステイン期間中多数のサステイン電極 Z にサステインパルスを同時に供給する。

【0069】

タイミングコントローラ 47 は、垂直 / 水平同期信号 H、V とクロック信号 C L K の入力を受けて各駆動部 46、48、51、52 に必要なタイミング制御信号を発生する。また、タイミングコントローラ 47 は、モード選択部 53 からの信号によってサステインパルスの個数を別々に制御する。すなわち、タイミングコントローラ 47 は、モード選択部 53 によって現在の動作モードが P C モードと感知されると、A V モードのサステインパルス数より少なく設定されたサステインパルス数で走査 / サステイン駆動部 51 と共通サステイン駆動部 52 を制御する。したがって、走査 / サステイン駆動部 51 と共通サステイン駆動部 52 は、タイミングコントローラ 47 の制御下に A V モードと P C モードでそれぞれ別のサステインパルス数を発生する。 40

【0070】

ガンマ補正部 41 は、映像信号をガンマ補正して映像信号の階調値による輝度値を線形的に変化させる。

【0071】

自動利得調節部 42 は、ガンマ補正部 41 からのデータを赤色、緑色及び青色別に利得

50

を調節して色温度を補償する。

【0072】

誤差拡散部43は、量子化誤差成分を隣接したセルに確信させることで輝度値を微細に調整する役目をする。

【0073】

サブフィールドマッピング部44は、モード選択部53からの信号によって現在の動作モードがAVモードかPCモードかを判断し、該当モードでの最適のサブフィールド配列を選択する。また、サブフィールドマッピング部44は、選択されたサブフィールド配列にデータを各ビット別にマッピングする。例えば、サブフィールドマッピング部44は、AVモードで図4のようにSEサブフィールドがSWサブフィールドより多く配置されたサブフィールド配列にデータをマッピングする一方、PCモードで図5のようにSWサブフィールドがSEサブフィールドより多く配置されたサブフィールド配列にデータをマッピングする。前記サブフィールドマッピング部44によってマッピングされたデータは、フレームメモリー45によって保存されたのちにドライブIC別データ整列部46に供給される。

【0074】

ドライブIC別データ整列部46は、フレームメモリー45からのデータをデータ駆動部48の集積回路に対応して分配する。

【0075】

モード選択部53は、遠隔制御機（Remote controller）を介して入力されるモード選択信号、プラズマディスプレイパネルのセットに設置された端子につながるAVケーブル／PCケーブル信号、またはプラズマディスプレイパネルのセットに設置されたモード選択スイッチの信号を感知して、現在の動作モードを選択する。言い換えれば、使用者が遠隔制御機を介してモードを選択するか、TVケーブルやPCケーブルをプラズマディスプレイパネルの選択端子に連結するか、あるいはプラズマディスプレイパネルのセットに別に設置されたスイッチを操作してモードを選択すると、モード選択部53は使用者によって選択されたモードやケーブル信号を感知してモードを感知する。また、モード選択部53は、現在の動作モードがAVモードかPCモードかを指示するモードデータをタイミングコントローラ47とサブフィールドマッピング部44とに供給する。タイミングコントローラ47とサブフィールドマッピング部44は、前述したように現在の動作モードに応じてサブフィールド配列やサステインパルスの個数を別々に制御する。

【0076】

図8は、本発明に係る他のプラズマディスプレイパネルの駆動装置を示す図である。図8において、図7の駆動装置と同じ構成要素に対しては同じ図面符号を付し、それに対する詳細な説明を省略することにする。

【0077】

図8を参照すると、本発明に係るプラズマディスプレイパネルの駆動装置は、動映像と停止映像を判別するためのフレームメモリー49及び動映像／停止映像判別部50を備える。

【0078】

フレームメモリー49は、デジタルビデオデータの入力ラインからのデータを1フレーム期間の間保存することでデータを1フレーム期間遅延させる役割を果たす。

【0079】

動映像／停止映像判別部50は、フレームメモリー49からの以前（1つ前）のフレームデータと入力ラインからの現在フレームデータとを比較してデータの変化量を計算する。また、動映像／停止映像判別部50は、計算されたデータの変化量と予め設定された基準値とを比較して映像の動きの可否を判断する。データの変化量と基準値とを比較した結果、動映像／停止映像判別部50は、データの変化量が基準値より大きければ、現在入力されているデジタルビデオデータを動映像データと判断する一方、データの変化量が基準値以下であれば、現在入力されているデジタルビデオデータを停止映像データと判断する

10

20

30

40

50

。そして、動映像 / 停止映像判別部 50 は、現在入力されているデータが停止映像かそれとも動映像かを指示する信号を、サブフィールドマッピング部 44 とタイミングコントローラ 47 とに供給する。

【0080】

サブフィールドマッピング部 44 は、動映像 / 停止映像判別部 50 からの信号によって現在入力されている映像の動きの可否を判断し、その動きの可否によって最適のサブフィールド配列を選択する。また、サブフィールドマッピング部 44 は、選択されたサブフィールド配列にデータを各ビット別にマッピングする。例えば、サブフィールドマッピング部 44 は、動映像で図 4 のように S E サブフィールドが S W サブフィールドより多く配置されたサブフィールド配列にデータをマッピングする一方、停止映像では図 5 のように S W サブフィールドが S E サブフィールドより多く配置されたサブフィールド配列にデータをマッピングする。

10

【0081】

タイミングコントローラ 47 は、垂直 / 水平同期信号 H、V とクロック信号 C L K の入力を受けて各駆動部 46、48、51、52 に必要なタイミング制御信号を発生する。また、タイミングコントローラ 47 は、動映像 / 停止映像判別部 50 からのモード選択信号によってサステインパルスの個数を別々に制御する。すなわち、タイミングコントローラ 47 は停止映像において動映像のサステインパルス数より少なく設定されたサステインパルス数で走査 / サステイン駆動部 51 と共にサステイン駆動部 52 とを制御する。したがって、走査 / サステイン駆動部 51 と共にサステイン駆動部 52 は、タイミングコントローラ 47 の制御下に映像の動きの可否によって別のサステインパルスを発生する。

20

【0082】

以上説明したように、本発明に係るプラズマディスプレイパネルの駆動方法及び装置は、遠隔制御機、ケーブル信号及びモード選択スイッチを利用してプラズマディスプレイパネルの動作モードが A V モードかそれとも P C モードかを判断し、A V モードでは輪郭ノイズがほとんど現われないサブフィールド配列でデータを表示するのに対して、P C モードでは階調表現範囲の広いサブフィールド配列でデータを表示し、A V モードに比べて P C モードでサステインパルス数を少なく制御する。また、データの変化量に基づいて動きの可否を判断し、その動きの可否による最適のサブフィールド配列でデータを表示し、さらにサステインパルス数を制御する。

30

【図面の簡単な説明】

【0083】

【図 1】3 電極交流面放電型プラズマディスプレイパネルのセル構造を示す斜視図である。

【図 2】1 フレーム期間が 8 個のサブフィールドに時分割されるサブフィールド配列の一例を示す図である。

【図 3】S W S E 方式のサブフィールド配列の一例を示す図である。

【図 4】本発明の実施形態に係るプラズマディスプレイパネルの駆動方法において、A V モードのサブフィールド配列の一例を示す図である。

40

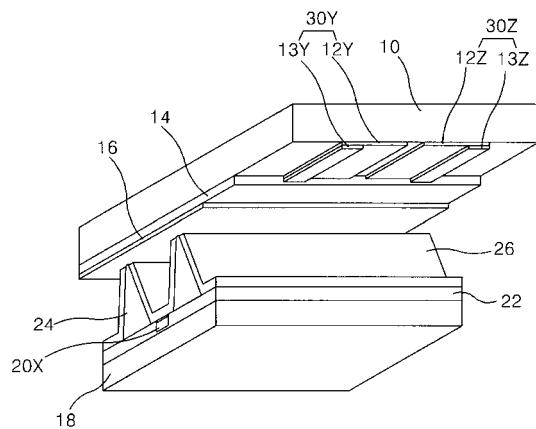
【図 5】本発明の実施形態に係るプラズマディスプレイパネルの駆動方法において、P C モードのサブフィールド配列の一例を示す図である。

【図 6】本発明の実施形態に係るプラズマディスプレイパネルの駆動方法において、A V モードと P C モードのそれぞれに割り当てられるサステインパルスを示す波形図である。

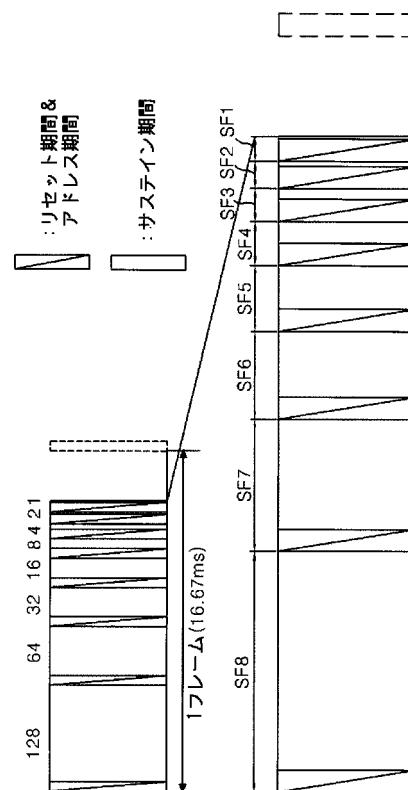
【図 7】本発明の第 1 実施形態に係るプラズマディスプレイパネルの駆動装置を示すブロック図である。

【図 8】本発明の第 2 実施形態に係るプラズマディスプレイパネルの駆動装置を示すブロック部である。

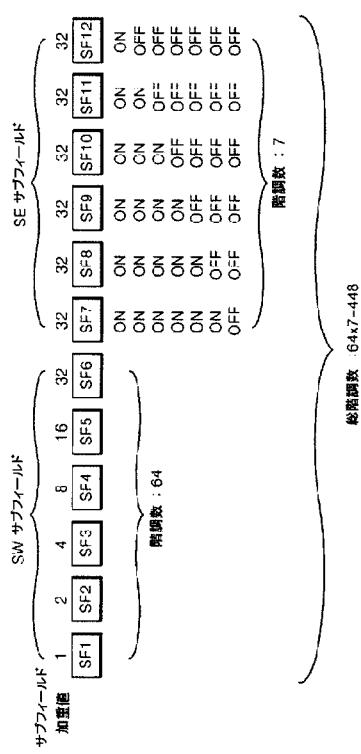
【図1】



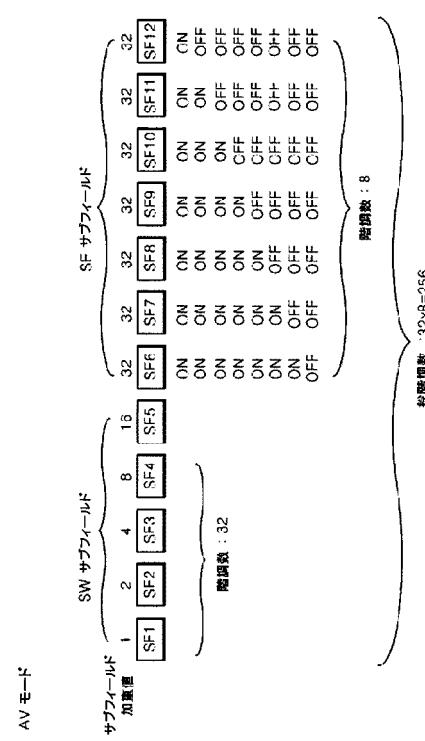
【図2】



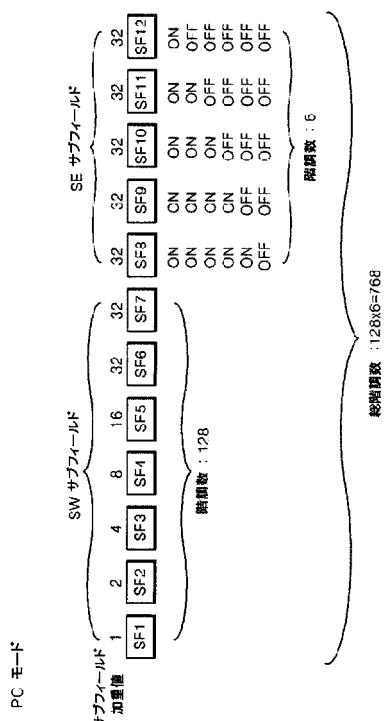
【図3】



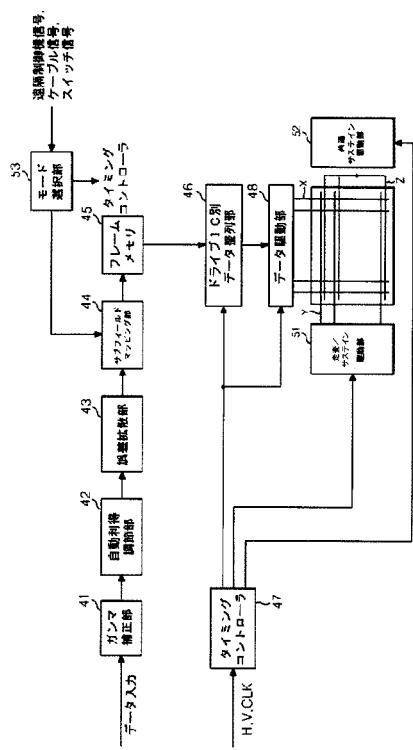
【図4】



【 四 5 】



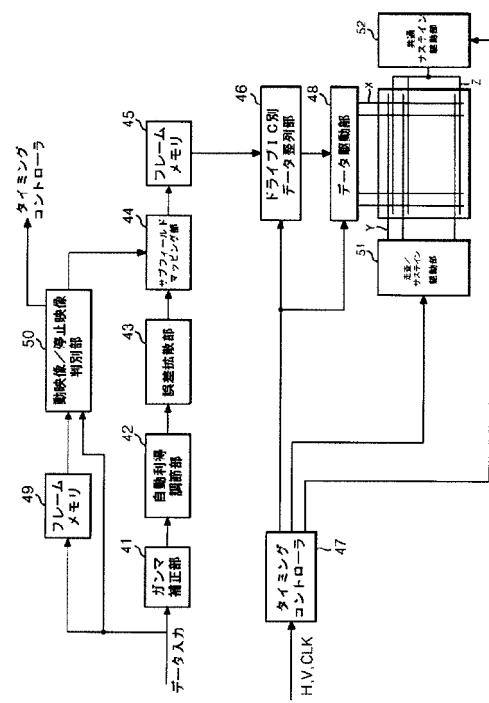
【 図 7 】



【図6】



【 図 8 】



フロントページの続き

(51)Int.Cl.⁷

F I	テーマコード(参考)
G 0 9 G 3/20	6 3 3 L
G 0 9 G 3/20	6 4 1 E
G 0 9 G 3/20	6 4 1 R
G 0 9 G 3/20	6 4 2 E
G 0 9 G 3/20	6 5 0 B
G 0 9 G 3/20	6 6 0 W
G 0 9 G 3/20	6 9 1 C
G 0 9 G 3/28	K

F ターム(参考) 5C080 AA05 BB05 CC03 CC09 DD02 DD03 DD12 DD26 DD29 EE01
EE19 EE28 EE29 FF12 GG15 GG17 JJ02 JJ04 JJ06 KK04
KK43