

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4221520号
(P4221520)

(45) 発行日 平成21年2月12日(2009.2.12)

(24) 登録日 平成20年11月28日(2008.11.28)

(51) Int.Cl.

A63F 7/02 (2006.01)

F 1

A 6 3 F	7/02	3 3 4
A 6 3 F	7/02	3 0 4 Z
A 6 3 F	7/02	3 0 4 B
A 6 3 F	7/02	3 2 4 C

請求項の数 2 (全 66 頁)

(21) 出願番号 特願2007-137261 (P2007-137261)
 (22) 出願日 平成19年5月23日 (2007.5.23)
 (62) 分割の表示 特願2000-398364 (P2000-398364)
 の分割
 原出願日 平成12年12月27日 (2000.12.27)
 (65) 公開番号 特開2007-209794 (P2007-209794A)
 (43) 公開日 平成19年8月23日 (2007.8.23)
 審査請求日 平成19年5月23日 (2007.5.23)

早期審査対象出願

(73) 特許権者 000144153
 株式会社三共
 東京都渋谷区渋谷三丁目29番14号
 (74) 代理人 100103090
 弁理士 岩壁 冬樹
 (74) 代理人 100124501
 弁理士 塩川 誠人
 (74) 代理人 100134692
 弁理士 川村 武
 (74) 代理人 100135161
 弁理士 真野 修二
 (72) 発明者 鵜川 詔八
 群馬県桐生市相生町1丁目164番地の5
 審査官 濱津 太朗

最終頁に続く

(54) 【発明の名称】遊技機

(57) 【特許請求の範囲】

【請求項 1】

遊技者が所定の遊技を行うことが可能な遊技機であって、
 制御を行う際に発生する変動データを記憶する遊技制御用変動データ記憶手段を有し、
 遊技の進行を制御する遊技制御用マイクロコンピュータと、
 遊技機への電力供給が停止していても前記遊技制御用変動データ記憶手段の記憶内容を
 所定期間保持させることができ記憶内容保持手段と、
 遊技媒体を検出するための遊技媒体検出手段に供給される電圧よりも高い所定電源電圧
 の電圧低下を検出して、電源断の発生を検出したときに検出信号を出力する電源監視手段
 と、

操作に応じて操作信号を出力する初期化操作手段とを備え、
 前記遊技制御用マイクロコンピュータは、
 前記検出信号の入力に応じて、遊技制御用電力供給停止時処理を実行し、
 電力供給が開始されたときに、前記遊技制御用変動データ記憶手段に保存されていた記
 憶内容にもとづいて制御状態を前記遊技制御用電力供給停止時処理を開始したときの状態
 に復旧させる遊技制御用状態復帰制御を実行し、

電力供給が開始されたときに、前記初期化操作手段からの前記操作信号が入力されてい
 れば前記遊技制御用変動データ記憶手段の記憶内容を初期化し、

前記初期化操作手段からの前記操作信号が入力されているか否かを、前記遊技媒体検出
 手段から出力される信号が有効と判定される遊技媒体検出判定期間よりも短い要求検出判

定期間で判定し、

受皿に貯留される遊技媒体が満タンになったことを検出するための満タン検出手段からの満タン検出信号が入力されているか否かの判定は、前記遊技媒体検出判定期間よりも長い検出判定期間で判定される

ことを特徴とする遊技機。

【請求項 2】

遊技者が所定の遊技を行うことが可能な遊技機であって、

制御を行う際に発生する変動データを記憶する払出制御用変動データ記憶手段を有し、遊技媒体の払出の制御を行う払出制御用マイクロコンピュータと、

遊技機への電力供給が停止していても前記払出制御用変動データ記憶手段の記憶内容を所定期間保持させることができ記憶内容保持手段と、

遊技媒体を検出するための遊技媒体検出手段に供給される電圧よりも高い所定電源電圧の電圧低下を検出して、電源断の発生を検出したときに検出信号を出力する電源監視手段と、

操作に応じて操作信号を出力する初期化操作手段とを備え、

前記払出制御用マイクロコンピュータは、

前記検出信号の入力に応じて、払出制御用電力供給停止時処理を実行し、

電力供給が開始されたときに、前記払出制御用変動データ記憶手段に保存されていた記憶内容にもとづいて制御状態を前記払出制御用電力供給停止時処理を開始したときの状態に復旧させる払出制御用状態復帰制御を実行し、

電力供給が開始されたときに、前記初期化操作手段からの前記操作信号が入力されれば前記払出制御用変動データ記憶手段の記憶内容を初期化し、

前記初期化操作手段からの前記操作信号が入力されているか否かを、前記遊技媒体検出手段から出力される信号が有効と判定される遊技媒体検出判定期間よりも短い要求検出判定期間で判定し、

受皿に貯留される遊技媒体が満タンになったことを検出するための満タン検出手段からの満タン検出信号が入力されているか否かの判定は、前記遊技媒体検出判定期間よりも長い検出判定期間で判定される

ことを特徴とする遊技機。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、遊技者が遊技媒体を用いて遊技を行うパチンコ遊技機やスロット機等の遊技機に関する。

【背景技術】

【0002】

遊技機として、遊技球などの遊技媒体を発射装置によって遊技領域に発射し、遊技領域に設けられている入賞口などの入賞領域に遊技媒体が入賞すると、所定個の遊技媒体が賞球として遊技者に払い出されるものがある。さらに、表示状態が変化可能な可変表示装置が設けられ、可変表示装置における表示結果があらかじめ定められた特定の表示態様となつた場合に所定の遊技価値を遊技者に与えるように構成されたものがある。

【0003】

特別図柄を表示する可変表示装置における表示結果があらかじめ定められた特定の表示態様の組合せとなることを、通常、「大当たり」という。なお、遊技価値とは、遊技機の遊技領域に設けられた可変入賞球装置の状態が打球が入賞しやすい遊技者にとって有利な状態になることや、遊技者にとって有利な状態となるための権利を発生させたりすることである。

【0004】

大当たりが発生すると、例えば、大入賞口が所定回数開放して打球が入賞しやすい大当たり遊技状態に移行する。そして、各開放期間において、所定個（例えば10個）の大入賞口

10

20

30

40

50

への入賞があると大入賞口は閉成する。そして、大入賞口の開放回数は、所定回数（例えば16ラウンド）に固定されている。なお、各開放について開放時間（例えば29.5秒）が決められ、入賞数が所定個に達しなくても開放時間が経過すると大入賞口は閉成する。また、大入賞口が閉成した時点で所定の条件（例えば、大入賞口内に設けられているVゾーンへの入賞）が成立していない場合には、大当たり遊技状態は終了する。

【0005】

遊技機における遊技進行はマイクロコンピュータ等による遊技制御手段によって制御される。そして、可変表示装置に表示される識別情報は、遊技制御手段の遊技制御マイクロコンピュータとは別の表示制御用のマイクロコンピュータを含む表示制御手段によって制御される。さらに、遊技機において、スピーカ等の音発生手段が設けられ、遊技効果を増進するために遊技の進行に伴ってスピーカから種々の効果音や音声が発せられる。また、遊技盤や枠側にランプやLED等の発光体が設けられ、遊技効果を増進するために遊技の進行に伴ってそれらの発光体が点灯されたり消灯されたりする。そして、音発生手段や発光体を制御するために、音制御手段を搭載した音制御基板を遊技制御手段とは別に設けたり、発光体制御手段を搭載した発光体制御基板を遊技制御手段とは別に設けた構成が採用されることがある。

10

【0006】

賞球払出の制御を行う払出制御手段が、遊技制御手段が搭載されている遊技制御基板とは別の払出制御基板に搭載されている場合、遊技の進行は遊技制御基板に搭載された遊技制御手段によって制御されるので、入賞にもとづく賞球個数は、遊技制御手段によって決定され、払出制御基板に送信される。一方、遊技媒体の貸し出しあは、遊技の進行とは無関係であるから、一般に、遊技制御手段を介さず払出制御手段によって制御される。

20

【0007】

以上のように、遊技機には、遊技制御手段の他に種々の制御手段が搭載されている。そして、遊技の進行を制御する遊技制御手段は、遊技状況に応じて動作指示を示す各コマンドを、各制御基板に搭載された各制御手段に送信する。以下、遊技機に設けられている制御手段を電気部品制御手段といい、電気部品制御手段が搭載された基板を電気部品制御基板ということがある。

【発明の開示】

【発明が解決しようとする課題】

30

【0008】

上記のような遊技機において、遊技機に対する電力供給を開始する場合に、遊技店員がRAMクリア等の遊技機の初期化作業を容易に行えるようにすることが望ましい。

【0009】

そこで、本発明は、クリアスイッチをオン状態にしながら遊技機に対する電力供給を開始することによって、容易に初期化処理を実行させることができる遊技機を提供することを目的とする。

【課題を解決するための手段】

【0010】

本発明による遊技機は、遊技者が所定の遊技を行うことが可能な遊技機であって、制御を行う際に発生する変動データを記憶する遊技制御用変動データ記憶手段を有し、遊技の進行を制御する遊技制御用マイクロコンピュータと、遊技機への電力供給が停止していても遊技制御用変動データ記憶手段の記憶内容を所定期間保持させることができる記憶内容保持手段と、遊技媒体を検出するための遊技媒体検出手段に供給される電圧よりも高い所定電源電圧の電圧低下を検出して、電源断の発生を検出したときに検出信号を出力する電源監視手段と、操作に応じて操作信号を出力する初期化操作手段とを備え、遊技制御用マイクロコンピュータは、検出信号の入力に応じて、遊技制御用電力供給停止時処理を実行し、電力供給が開始されたときに、遊技制御用変動データ記憶手段に保存されていた記憶内容にもとづいて制御状態を遊技制御用電力供給停止時処理を開始したときの状態に復旧させる遊技制御用状態復帰制御を実行し、電力供給が開始されたときに、初期化操作手段

40

50

からの操作信号が入力されていれば遊技制御用変動データ記憶手段の記憶内容を初期化し、初期化操作手段からの操作信号が入力されているか否かを、遊技媒体検出手手段から出力される信号が有効と判定される遊技媒体検出判定期間よりも短い要求検出判定期間で判定し、受皿に貯留される遊技媒体が満タンになったことを検出するための満タン検出手手段からの満タン検出信号が入力されているか否かの判定は、遊技媒体検出判定期間よりも長い検出判定期間で判定されることを特徴とする。

また、本発明による遊技機の他の態様は、遊技者が所定の遊技を行うことが可能な遊技機であって、制御を行う際に発生する変動データを記憶する払出制御用変動データ記憶手段を有し、遊技媒体の払出の制御を行う払出制御用マイクロコンピュータと、遊技機への電力供給が停止していても払出制御用変動データ記憶手段の記憶内容を所定期間保持させることが可能な記憶内容保持手段と、遊技媒体を検出するための遊技媒体検出手手段に供給される電圧よりも高い所定電源電圧の電圧低下を検出して、電源断の発生を検出したときに検出信号を出力する電源監視手段と、操作に応じて操作信号を出力する初期化操作手段とを備え、払出制御用マイクロコンピュータは、検出信号の入力に応じて、払出制御用電力供給停止時処理を実行し、電力供給が開始されたときに、払出制御用変動データ記憶手段に保存されていた記憶内容にもとづいて制御状態を払出制御用電力供給停止時処理を開始したときの状態に復旧させる払出制御用状態復帰制御を実行し、電力供給が開始されたときに、初期化操作手段からの操作信号が入力されていれば払出制御用変動データ記憶手段の記憶内容を初期化し、初期化操作手段からの操作信号が入力されているか否かを、遊技媒体検出手手段から出力される信号が有効と判定される遊技媒体検出判定期間よりも短い要求検出判定期間で判定し、受皿に貯留される遊技媒体が満タンになったことを検出するための満タン検出手手段からの満タン検出信号が入力されているか否かの判定は、遊技媒体検出判定期間よりも長い検出判定期間で判定されることを特徴とする。

【発明の効果】

【0011】

本発明によれば、初期化操作手段からの操作信号が入力されているか否かを、遊技媒体検出手手段から出力される信号が有効と判定される遊技媒体検出判定期間よりも短い要求検出判定期間で判定するように構成したので、初期化操作手段をオン状態にしながら遊技機に対する電力供給を開始することによって、容易に初期化処理を実行させることができる効果がある。

【発明を実施するための最良の形態】

【0012】

以下、本発明の一実施形態を図面を参照して説明する。

まず、遊技機の一例であるパチンコ遊技機の全体の構成について説明する。図1はパチンコ遊技機を正面からみた正面図、図2はガラス扉枠を取り外した状態での遊技盤の前面を示す正面図である。なお、以下の実施の形態では、パチンコ遊技機を例に説明を行うが、本発明による遊技機はパチンコ遊技機に限らず、例えばスロット機等であってもよい。また、画像式の遊技機に適用することもできる。

【0013】

パチンコ遊技機1は、縦長の方形形状に形成された外枠(図示せず)と、外枠の内側に開閉可能に取り付けられた遊技枠とで構成される。また、パチンコ遊技機1は、遊技枠に開閉可能に設けられている額縁状に形成されたガラス扉枠2を有する。遊技枠は、外枠に対して開閉自在に設置される前面枠(図示せず)と、機構部品等が取り付けられる機構板と、それらに取り付けられる種々の部品(後述する遊技盤を除く。)とを含む構造体である。

【0014】

図1に示すように、パチンコ遊技機1は、額縁状に形成されたガラス扉枠2を有する。ガラス扉枠2の下部表面には打球供給皿(上皿)3がある。打球供給皿3の下部には、打球供給皿3に収容しきれない遊技球を貯留する余剰球受皿4と打球を発射する打球操作ハンドル(操作ノブ)5が設けられている。ガラス扉枠2の背面には、遊技盤6が着脱可能

10

20

30

40

50

に取り付けられている。なお、遊技盤 6 は、それを構成する板状体と、その板状体に取り付けられた種々の部品とを含む構造体である。また、遊技盤 6 の前面には遊技領域 7 が形成されている。

【 0 0 1 5 】

遊技領域 7 の中央付近には、それぞれが識別情報としての図柄を可変表示する複数の可変表示部を含む可変表示装置（特別図柄表示装置）9 が設けられている。可変表示装置 9 には、例えば「左」、「中」、「右」の 3 つの可変表示部（図柄表示エリア）がある。可変表示装置 9 の下方には、始動入賞口 14 が設けられている。始動入賞口 14 に入った入賞球は、遊技盤 6 の背面に導かれ、始動口スイッチ 14 a によって検出される。また、始動入賞口 14 の下部には開閉動作を行う可変入賞球装置 15 が設けられている。可変入賞球装置 15 は、ソレノイド 16 によって開状態とされる。

10

【 0 0 1 6 】

可変入賞球装置 15 の下部には、特定遊技状態（大当たり状態）においてソレノイド 21 によって開状態とされる開閉板 20 が設けられている。開閉板 20 は大入賞口を開閉する手段である。開閉板 20 から遊技盤 6 の背面に導かれた入賞球のうち一方（V 入賞領域）に入った入賞球は V 入賞スイッチ 22 で検出され、開閉板 20 からの入賞球はカウントスイッチ 23 で検出される。遊技盤 6 の背面には、大入賞口内の経路を切り換えるためのソレノイド 21 A も設けられている。また、可変表示装置 9 の下部には、始動入賞口 14 に入った有効入賞球数すなわち始動記憶数を表示する 4 個の表示部を有する始動記憶表示器 18 が設けられている。この例では、4 個を上限として、有効始動入賞がある毎に、始動記憶表示器 18 は点灯している表示部を 1 つずつ増やす。そして、可変表示装置 9 の可変表示が開始される毎に、点灯している表示部を 1 つ減らす。

20

【 0 0 1 7 】

ゲート 32 に遊技球が入賞すると、7 セグメント LED による普通図柄表示器 10 の表示の可変表示が開始される。そして、普通図柄表示器 10 における停止図柄が所定の図柄（当たり図柄）である場合に、可変入賞球装置 15 が所定回数、所定時間だけ開状態になる。普通図柄表示器 10 の近傍には、ゲート 32 に入った入賞球数を表示する 4 個の表示部を有する普通図柄始動記憶表示器 41 が設けられている。この例では、4 個を上限として、ゲート 32 への入賞がある毎に、普通図柄始動記憶表示器 41 は点灯している表示部を 1 つずつ増やす。そして、可変入賞球装置 15 の開放制御がなされる毎に、点灯している表示部を 1 つ減らす。

30

【 0 0 1 8 】

遊技盤 6 には、複数の入賞口 24, 29, 30, 33 が設けられ、遊技球の入賞口 24, 29, 30, 33 への入賞は、それぞれ入賞口スイッチ 24 a, 29 a, 30 a, 33 a によって検出される。遊技領域 7 の左右周辺には、遊技中に点滅表示される装飾ランプ 25 が設けられ、下部には、入賞しなかった打球を吸収するアウト口 26 がある。また、遊技領域 7 の外側の左右上部には、効果音を発する 2 つのスピーカ 27 が設けられている。遊技領域 7 の外周には、天枠ランプ 28 a、左枠ランプ 28 b および右枠ランプ 28 c が設けられている。さらに、遊技領域 7 における各構造物（大入賞口等）の周囲には装飾 LED が設置されている。

40

【 0 0 1 9 】

そして、この例では、左枠ランプ 28 b の近傍に、賞球残数があるときに点灯する賞球ランプ 51 が設けられ、天枠ランプ 28 a の近傍に、補給球が切れたときに点灯する球切れランプ 52 が設けられている。さらに、図 1 には、パチンコ遊技機 1 に隣接して設置され、プリペイドカードが挿入されることによって球貸しを可能にするカードユニット 50 も示されている。

【 0 0 2 0 】

カードユニット 50 には、使用可能状態であるか否かを示す使用可表示ランプ 151、カード内に記録された残額情報に端数（100 円未満の数）が存在する場合にその端数を打球供給皿 3 の近傍に設けられる度数表示 LED に表示させるための端数表示スイッチ 1

50

52、カードユニット50がいずれの側のパチンコ遊技機1に対応しているのかを示す連結台方向表示器153、カードユニット50内にカードが投入されていることを示すカード投入表示ランプ154、記録媒体としてのカードが挿入されるカード挿入口155、およびカード挿入口155の裏面に設けられているカードリーダライタの機構を点検する場合にカードユニット50を解放するためのカードユニット錠156が設けられている。

【0021】

打球発射装置から発射された遊技球は、打球レールを通って遊技領域7に入り、その後、遊技領域7を下りてくる。打球が始動入賞口14に入り始動口スイッチ14aで検出されると、図柄の可変表示を開始できる状態であれば、可変表示装置9において特別図柄が可変表示（変動）を始める。図柄の可変表示を開始できる状態でなければ、始動記憶数を1増やす。

【0022】

可変表示装置9における特別図柄の可変表示は、一定時間が経過したときに停止する。停止時の特別図柄の組み合わせが大当たり図柄の組み合わせであると、大当たり遊技状態に移行する。すなわち、開閉板20が、一定時間経過するまで、または、所定個数（例えば10個）の打球が入賞するまで開放する。そして、開閉板20の開放中に打球がV入賞領域に入賞しV入賞スイッチ22で検出されると、継続権が発生し開閉板20の開放が再度行われる。継続権の発生は、所定回数（例えば15ラウンド）許容される。

【0023】

停止時の可変表示装置9における特別図柄の組み合わせが確率変動を伴う大当たり図柄の組み合わせである場合には、次に大当たりとなる確率が高くなる。すなわち、高確率状態という遊技者にとってさらに有利な状態となる。

【0024】

打球がゲート32に入賞すると、普通図柄表示器10において普通図柄としての表示数字が連続的に変化する状態になる。また、普通図柄表示器10における停止図柄が所定の図柄（当たり図柄）である場合に、可変入賞球装置15が所定時間だけ開状態になる。さらに、高確率状態では、普通図柄表示器10における停止図柄が当たり図柄になる確率が高められるとともに、可変入賞球装置15の開放時間と開放回数が高められる。

【0025】

次に、パチンコ遊技機1の裏面の構造について図3および図4を参照して説明する。図3は、遊技機を裏面から見た背面図である。図4は、各種部材が取り付けられた機構板を遊技機背面側から見た背面図である。

【0026】

図3に示すように、遊技機裏面側では、可変表示装置9を制御する図柄制御基板80を含む可変表示制御ユニット49、遊技制御用マイクロコンピュータ等が搭載された遊技制御基板（主基板）31が設置されている。また、球払出制御を行う払出制御用マイクロコンピュータ等が搭載された払出制御基板37が設置されている。さらに、遊技盤6に設けられている各種装飾LED、特別図柄始動記憶表示器18および普通図柄始動記憶表示器41、装飾ランプ25、枠側に設けられている天枠ランプ28a、左枠ランプ28b、右枠ランプ28c、賞球ランプ51および球切れランプ52を点灯制御するランプ制御手段が搭載されたランプ制御基板35、スピーカ27からの音発生を制御する音制御手段が搭載された音制御基板70も設けられている。また、DC30V、DC21V、DC12VおよびDC5Vを作成する電源回路が搭載された電源基板910や発射制御基板91が設けられている。

【0027】

遊技機裏面において、上方には、各種情報を遊技機外部に出力するための各端子を備えたターミナル基板160が設置されている。ターミナル基板160には、少なくとも、球切れ検出スイッチの出力を導入して外部出力するための球切れ用端子、賞球個数信号を外部出力するための賞球用端子および球貸し個数信号を外部出力するための球貸し用端子が設けられている。また、中央付近には、主基板31からの各種情報を遊技機外部に出力す

10

20

30

40

50

るための各端子を備えた情報端子盤 3 4 が設置されている。

【 0 0 2 8 】

さらに、各基板（主基板 3 1 や払出制御基板 3 7 等）に含まれる記憶内容保持手段（例えば、電力供給停止時にもその内容を保持可能なバックアップ R A M ）に記憶されたバックアップデータをクリアするための初期化操作手段としてのクリアスイッチ 9 2 1 が搭載されたスイッチ基板 1 9 0 が設けられている。スイッチ基板 1 9 0 には、クリアスイッチ 9 2 1 と、主基板 3 1 等の他の基板と接続されるコネクタ 9 2 2 が設けられている。

【 0 0 2 9 】

貯留タンク 3 8 に貯留された遊技球は誘導レール 3 9 を通り、図 4 に示されるように、カーブ樋 1 8 6 を経て賞球ケース 4 0 A で覆われた球払出装置に至る。球払出装置の上部には、遊技媒体切れ検出手段としての球切れスイッチ 1 8 7 が設けられている。球切れスイッチ 1 8 7 が球切れを検出すると、球払出装置の払出動作が停止する。球切れスイッチ 1 8 7 は遊技球通路内の遊技球の有無を検出するスイッチであるが、貯留タンク 3 8 内の補給球の不足を検出する球切れ検出スイッチ 1 6 7 も誘導レール 3 9 における上流部分（貯留タンク 3 8 に近接する部分）に設けられている。球切れ検出スイッチ 1 6 7 が遊技球の不足を検知すると、遊技機設置島に設けられている補給機構から遊技機に対して遊技球の補給が行われる。

【 0 0 3 0 】

なお、球切れスイッチ 1 8 7 は、球払出装置に至る払出球通路に 2 7 ~ 2 8 個程度の遊技球が存在することを検出できるような位置に係止されている。すなわち、球切れスイッチ 1 8 7 は、賞球の一単位の最大払出量（この実施の形態では 1 5 個）および球貸しの一単位の最大払出量（この実施の形態では 1 0 0 円： 2 5 個）以上が確保されていることが確認できるような位置に設置されている。

【 0 0 3 1 】

球払出装置から払い出された遊技球は、連絡口 4 5 を通ってパチンコ遊技機 1 の前面に設けられている打球供給皿 3 に誘導される。連絡口 4 5 の側方には、パチンコ遊技機 1 の前面に設けられている余剰球受皿 4 に連通する余剰球通路 4 6 が形成されている。

【 0 0 3 2 】

入賞にもとづく景品としての遊技球や球貸し要求にもとづく遊技球が多数払い出されて打球供給皿 3 が満杯になり、ついには遊技球が連絡口 4 5 に到達した後さらに遊技球が払い出されると、遊技球は、余剰球通路 4 6 を経て余剰球受皿 4 に導かれる。さらに遊技球が払い出されると、感知レバー 4 7 が貯留状態検出手段としての満タンスイッチ 4 8 を押圧して、貯留状態検出手段としての満タンスイッチ 4 8 がオンする。すなわち、遊技者側貯留手段としての余剰球受皿 4 における貯留量が貯留許容量を越えたことが、満タンスイッチ 4 8 で検出される。その状態では、球払出装置内の払出モータの回転が停止して球払出装置の動作が停止するとともに発射装置の駆動も停止する。

【 0 0 3 3 】

図 4 に示すように、球払出装置の側方には、カーブ樋 1 8 6 から遊技機下部の排出口 1 9 2 に至る球抜き通路 1 9 1 が形成されている。球抜き通路 1 9 1 の上部には球抜きレバー 1 9 3 が設けられ、球抜きレバー 1 9 3 が遊技店員等によって操作されると、誘導レール 3 9 から球抜き通路 1 9 1 への遊技球通路が形成され、貯留タンク 3 8 内に貯留されている遊技球は、排出口 1 9 2 から遊技機外に排出される。

【 0 0 3 4 】

図 5 は、球払出装置 9 7 の構成例を示す分解斜視図である。この例では、賞球ケース 4 0 A としての 3 つのケース 1 4 0 , 1 4 1 , 1 4 2 の内部に球払出装置 9 7 が形成されている。ケース 1 4 0 , 1 4 1 の上部には、球切れスイッチ 1 8 7 の下部の球通路と連通する穴 1 7 0 , 1 7 1 が設けられ、遊技球は、穴 1 7 0 , 1 7 1 から球払出装置 9 7 に流入する。

【 0 0 3 5 】

球払出装置 9 7 は駆動源となる払出モータ（例えばステッピングモータ）2 8 9 を含む

10

20

30

40

50

。払出モータ289の回転力は、払出モータ289の回転軸に嵌合しているギア290に伝えられ、さらに、ギア290と噛み合うギア291に伝えられる。ギア291の中心軸には、凹部を有するスプロケット292が嵌合している。穴170, 171から流入した遊技球は、スプロケット292の凹部によって、スプロケット292の下方の球通路293に1個ずつ落下させられる。

【0036】

球通路293には遊技球の流下路を切り替えるための振分部材311が設けられている。振分部材311はソレノイド310によって駆動され、賞球払出時には、球通路293における一方の流下路を遊技球が流下するように倒れ、球貸し時には球通路293における他方の流下路を遊技球が流下するように倒れる。なお、払出モータ289およびソレノイド310は、払出制御基板37に搭載されている払出制御用CPUによって制御される。また、払出制御用CPUは、主基板31に搭載されている遊技制御用のCPUからの指令に応じて払出モータ289およびソレノイド310を制御する。

10

【0037】

賞球払出時に選択される流下路の下方には球払出装置によって払い出された遊技球を検出する賞球センサ（賞球カウントスイッチ）301Aが設けられ、球貸し時に選択される流下路の下方には球払出装置によって払い出された遊技球を検出する球貸しセンサ（球貸しカウントスイッチ）301Bが設けられている。賞球カウントスイッチ301Aの検出信号と球貸しカウントスイッチ301Bの検出信号は払出制御基板37の払出制御用CPUに入力される。払出制御用CPUは、それらの検出信号にもとづいて、実際に払い出された遊技球の個数を計数する。

20

【0038】

図6は、主基板31における回路構成の一例を示すブロック図である。なお、図6には、払出制御基板37、ランプ制御基板35、音制御基板70、発射制御基板91および図柄制御基板80も示されている。主基板31には、プログラムに従ってパチンコ遊技機1を制御する基本回路53と、ゲートスイッチ32a、始動口スイッチ14a、V入賞スイッチ22、カウントスイッチ23、入賞口スイッチ24a, 29a, 30a, 33a、満タンスイッチ48、球切れスイッチ187、賞球カウントスイッチ301Aおよびクリアスイッチ921からの信号を基本回路53に与えるスイッチ回路58と、可変入賞球装置15を開閉するソレノイド16、開閉板20を開閉するソレノイド21および大入賞口内の経路を切り換えるためのソレノイド21Aを基本回路53からの指令に従って駆動するソレノイド回路59とが搭載されている。

30

【0039】

なお、図6には示されていないが、カウントスイッチ短絡信号もスイッチ回路58を介して基本回路53に伝達される。また、ゲートスイッチ32a、始動口スイッチ14a、V入賞スイッチ22、カウントスイッチ23、入賞口スイッチ24a, 29a, 30a, 33a、満タンスイッチ48、球切れスイッチ187、賞球カウントスイッチ301A等のスイッチは、センサと称されているものでもよい。すなわち、遊技球を検出できる遊技媒体検出手段（この例では遊技球検出手段）であれば、その名称を問わない。

【0040】

40

また、基本回路53から与えられるデータに従って、大当たりの発生を示す大当たり情報、可変表示装置9における図柄の可変表示開始に利用された始動入賞球の個数を示す有効始動情報、確率変動が生じたことを示す確変情報等の情報出力信号をホールコンピュータ等の外部機器に対して出力する情報出力回路64が搭載されている。

【0041】

基本回路53は、ゲーム制御用のプログラム等を記憶するROM54、ワークメモリとして使用される記憶手段（変動データを記憶する手段）としてのRAM55、プログラムに従って制御動作を行うCPU56およびI/Oポート部57を含む。この実施の形態では、ROM54, RAM55はCPU56に内蔵されている。すなわち、CPU56は、1チップマイクロコンピュータである。なお、1チップマイクロコンピュータは、少なく

50

とも R A M 5 5 が内蔵されていればよく、R O M 5 4 および I / O ポート部 5 7 は外付けであっても内蔵されていてもよい。

【 0 0 4 2 】

また、R A M (C P U 内蔵 R A M であってもよい。) 5 5 の一部または全部が、電源基板 9 1 0 において作成されるバックアップ電源よってバックアップされているバックアップ R A M である。すなわち、遊技機に対する電力供給が停止しても、所定期間は、R A M 5 5 の一部または全部の内容は保存される。

【 0 0 4 3 】

遊技球を打撃して発射する打球発射装置は発射制御基板 9 1 上の回路によって制御される駆動モータ 9 4 で駆動される。そして、駆動モータ 9 4 の駆動力は、操作ノブ 5 の操作量に従って調整される。すなわち、発射制御基板 9 1 上の回路によって、操作ノブ 5 の操作量に応じた速度で打球が発射されるように制御される。

【 0 0 4 4 】

なお、この実施の形態では、ランプ制御基板 3 5 に搭載されているランプ制御手段が、遊技盤に設けられている始動記憶表示器 1 8 、普通図柄始動記憶表示器 4 1 および装飾ランプ 2 5 の表示制御を行うとともに、枠側に設けられている天枠ランプ 2 8 a 、左枠ランプ 2 8 b 、右枠ランプ 2 8 c 、賞球ランプ 5 1 および球切れランプ 5 2 の表示制御を行う。また、特別図柄を可変表示する可変表示装置 9 および普通図柄を可変表示する普通図柄表示器 1 0 の表示制御は、図柄制御基板 8 0 に搭載されている表示制御手段によって行われる。

【 0 0 4 5 】

図 7 は、図柄制御基板 8 0 内の回路構成を、可変表示装置 9 の一実現例である L C D (液晶表示装置) 8 2 、普通図柄表示器 1 0 、主基板 3 1 の出力ポート (ポート 0 , 2) 5 7 0 , 5 7 2 および出力バッファ回路 6 2 0 , 6 2 A とともに示すプロック図である。出力ポート (出力ポート 2) 5 7 2 からは 8 ビットの表示制御コマンドを構成するコマンドデータが output され、出力ポート 5 7 0 からは 1 ビットのストローブ信号 (I N T 信号) が output される。I N T 信号は、コマンドデータの取り込みを指令する取込信号である

【 0 0 4 6 】

表示制御用 C P U 1 0 1 は、制御データ R O M 1 0 2 に格納されたプログラムに従って動作し、主基板 3 1 からノイズフィルタ 1 0 7 および入力バッファ回路 1 0 5 B を介して I N T 信号が input されると、入力バッファ回路 1 0 5 A を介して表示制御コマンドを受信する。入力バッファ回路 1 0 5 A , 1 0 5 B として、例えば汎用 I C である 7 4 H C 5 4 0 , 7 4 H C 1 4 を使用することができる。なお、表示制御用 C P U 1 0 1 が I / O ポートを内蔵していない場合には、入力バッファ回路 1 0 5 A , 1 0 5 B と表示制御用 C P U 1 0 1 との間に、I / O ポートが設けられる。

【 0 0 4 7 】

そして、表示制御用 C P U 1 0 1 は、受信した表示制御コマンドに従って、L C D 8 2 に表示される画面の表示制御を行う。具体的には、表示制御コマンドに応じた指令を V D P 1 0 3 に与える。V D P 1 0 3 は、キャラクタ R O M 8 6 から必要なデータを読み出す。V D P 1 0 3 は、input したデータに従って L C D 8 2 に表示するための画像データを生成し、R , G , B 信号および同期信号を L C D 8 2 に出力する。

【 0 0 4 8 】

なお、図 7 には、V D P 1 0 3 をリセットするためのリセット回路 8 3 、V D P 1 0 3 に動作クロックを与えるための発振回路 8 5 、および使用頻度の高い画像データを格納するキャラクタ R O M 8 6 も示されている。キャラクタ R O M 8 6 に格納される使用頻度の高い画像データとは、例えば、L C D 8 2 に表示される人物、動物、または、文字、図形もしくは記号等からなる画像などである。

【 0 0 4 9 】

入力バッファ回路 1 0 5 A , 1 0 5 B は、主基板 3 1 から図柄制御基板 8 0 へ向かう方向にのみ信号を通過させることができる。従って、図柄制御基板 8 0 側から主基板 3 1 側

に信号が伝わる余地はない。すなわち、入力バッファ回路 105A, 105B は、入力ポートともに不可逆性情報入力手段を構成する。図柄制御基板 80 内の回路に不正改造が加えられても、不正改造によって出力される信号が主基板 31 側に伝わることはない。

【0050】

高周波信号を遮断するノイズフィルタ 107 として、例えば 3 端子コンデンサやフェライトビーズが使用されるが、ノイズフィルタ 107 の存在によって、表示制御コマンドに基板間でノイズが乗ったとしても、その影響は除去される。また、主基板 31 のバッファ回路 620, 62A の出力側にもノイズフィルタを設けてもよい。

【0051】

図 8 は、主基板 31 およびランプ制御基板 35 における信号送受信部分を示すブロック図である。この実施の形態では、遊技盤 6 に設けられている各種装飾 LED、特別図柄始動記憶表示器 18 および普通図柄始動記憶表示器 41、装飾ランプ 25、枠側に設けられている天枠ランプ 28a、左枠ランプ 28b、右枠ランプ 28c、賞球ランプ 51 および球切れランプ 52 の点灯 / 消灯とを示すランプ制御コマンドが主基板 31 からランプ制御基板 35 に出力される。

【0052】

図 8 に示すように、ランプ制御に関するランプ制御コマンドは、基本回路 53 における I/O ポート部 57 の出力ポート（出力ポート 0, 3）570, 573 から出力される。出力ポート（出力ポート 3）573 は 8 ビットのランプ制御コマンドを構成するコマンドデータを出力し、出力ポート 570 は 1 ビットの INT 信号を出力する。ランプ制御基板 35 において、主基板 31 からの制御コマンドは、入力バッファ回路 355A, 355B を介してランプ制御用 CPU351 に入力する。なお、ランプ制御用 CPU351 が I/O ポートを内蔵していない場合には、入力バッファ回路 355A, 355B とランプ制御用 CPU351 との間に、I/O ポートが設けられる。

【0053】

ランプ制御基板 35 において、ランプ制御用 CPU351 は、各制御コマンドに応じて定義されている各種装飾 LED、装飾ランプ 25、枠側に設けられている天枠ランプ 28a、左枠ランプ 28b、右枠ランプ 28c に対して点灯 / 消灯信号を出力する。点灯 / 消灯信号は、各ランプ・LED に出力される。なお、点灯 / 消灯パターンは、ランプ制御用 CPU351 の内蔵 ROM または外付け ROM に記憶されている。

【0054】

主基板 31 において、CPU56 は、RAM55 の記憶内容に未払出の賞球残数があるときに賞球ランプ 51 の点灯を指示するランプ制御コマンドを出力し、遊技盤裏面の補給球通路に設置されている球切れスイッチ 187（図 4 参照）が遊技球を検出しなくなると球切れランプ 52 の点灯を指示するランプ制御コマンドを出力する。ランプ制御基板 35 において、各ランプ制御コマンドは、入力バッファ回路 355A, 355B を介してランプ制御用 CPU351 に入力する。ランプ制御用 CPU351 は、それらの制御コマンドに応じて、賞球ランプ 51 および球切れランプ 52 を点灯 / 消灯する。なお、点灯 / 消灯パターンは、ランプ制御用 CPU351 の内蔵 ROM または外付け ROM に記憶されている。

【0055】

さらに、ランプ制御用 CPU351 は、ランプ制御コマンドに応じて始動記憶表示器 18 および普通図柄始動記憶表示器 41 に対して点灯 / 消灯信号を出力する。

【0056】

入力バッファ回路 355A, 355B として、例えば、汎用の CMOS - IC である 74HC540, 74HC14 が用いられる。入力バッファ回路 355A, 355B は、主基板 31 からランプ制御基板 35 へ向かう方向にのみ信号を通過させることができる。従って、ランプ制御基板 35 側から主基板 31 側に信号が伝わる余地はない。たとえ、ランプ制御基板 35 内の回路に不正改造が加えられても、不正改造によって出力される信号がメイン基板 31 側に伝わることはない。なお、入力バッファ回路 355A, 355B の入

10

20

30

40

50

力側にノイズフィルタを設けてもよい。

【0057】

また、主基板31において、出力ポート570, 573の外側にバッファ回路620, 63Aが設けられている。バッファ回路620, 63Aとして、例えば、汎用のCMOS-ICである74HC250, 74HC14が用いられる。このような構成によれば、外部から主基板31の内部に入力される信号が阻止されるので、ランプ制御基板70から主基板31に信号が与えられる可能性がある信号ラインをさらに確実になくすことができる。なお、バッファ回路620, 63Aの出力側にノイズフィルタを設けてもよい。

【0058】

図9は、主基板31における音制御コマンドの信号送信部分および音制御基板70の構成例を示すブロック図である。この実施の形態では、遊技進行に応じて、遊技領域7の外側に設けられているスピーカ27の音声出力を指示するための音制御コマンドが、主基板31から音制御基板70に出力される。

10

【0059】

図9に示すように、音制御コマンドは、基本回路53におけるI/Oポート部57の出力ポート(出力ポート0, 4)570, 574から出力される。出力ポート(出力ポート4)574からは8ビットのデータが出力され、出力ポート570からは1ビットのINT信号が出力される。音制御基板70において、主基板31からの各信号は、入力バッファ回路705A, 705Bを介して音制御用CPU701に入力する。なお、音制御用CPU701がI/Oポートを内蔵していない場合には、入力バッファ回路705A, 705Bと音制御用CPU701との間に、I/Oポートが設けられる。

20

【0060】

そして、例えばディジタルシグナルプロセッサによる音声合成回路702は、音制御用CPU701の指示に応じた音声や効果音を発生し音量切替回路703に出力する。音量切替回路703は、音制御用CPU701の出力レベルを、設定されている音量に応じたレベルにして音量增幅回路704に出力する。音量增幅回路704は、増幅した音声信号をスピーカ27に出力する。

【0061】

入力バッファ回路705A, 705Bとして、例えば、汎用のCMOS-ICである74HC540, 74HC14が用いられる。入力バッファ回路705A, 705Bは、主基板31から音制御基板70へ向かう方向にのみ信号を通過させることができる。よって、音制御基板70側から主基板31側に信号が伝わる余地はない。従って、音制御基板70内の回路に不正改造が加えられても、不正改造によって出力される信号が主基板31側に伝わることはない。なお、入力バッファ回路705A, 705Bの入力側にノイズフィルタを設けてもよい。

30

【0062】

また、主基板31において、出力ポート570, 574の外側にバッファ回路620, 67Aが設けられている。バッファ回路620, 67Aとして、例えば、汎用のCMOS-ICである74HC250, 74HC14が用いられる。このような構成によれば、外部から主基板31の内部に入力される信号が阻止されるので、音制御基板70から主基板31に信号が与えられる可能性がある信号ラインをさらに確実になくすことができる。なお、バッファ回路620, 67Aの出力側にノイズフィルタを設けてもよい。

40

【0063】

図10は、払出制御基板37および球払出装置97の構成要素などの払出に関連する構成要素を示すブロック図である。図10に示すように、満タンスイッチ48からの検出信号は、中継基板71を介して主基板31のI/Oポート部57に入力される。また、球切れスイッチ187からの検出信号も、中継基板72および中継基板71を介して主基板31のI/Oポート部57に入力される。

【0064】

主基板31のCPU56は、球切れスイッチ187からの検出信号が球切れ状態を示し

50

ているか、または、満タンスイッチ 4 8 からの検出信号が満タン状態を示していると、払出を停止すべき状態であることを指示する払出制御コマンドを送信する。払出を停止すべき状態であることを指示する払出制御コマンドを受信すると、払出制御基板 3 7 の払出制御用 C P U 3 7 1 は球払出処理を停止する。

【 0 0 6 5 】

さらに、賞球カウントスイッチ 3 0 1 A からの検出信号は、中継基板 7 2 および中継基板 7 1 を介して主基板 3 1 の I / O ポート部 5 7 に入力されるとともに、中継基板 7 2 を介して払出制御基板 3 7 の入力ポート 3 7 2 b に入力される。賞球カウントスイッチ 3 0 1 A は、球払出装置 9 7 の払出機構部分に設けられ、実際に払い出された賞球払出球を検出する。

10

【 0 0 6 6 】

入賞があると、払出制御基板 3 7 には、主基板 3 1 の出力ポート（ポート 0, 1）5 7 0, 5 7 1 から賞球個数を示す払出制御コマンドが入力される。出力ポート（出力ポート 1）5 7 1 は 8 ビットのデータを出力し、出力ポート 5 7 0 は 1 ビットの INT 信号を出力する。賞球個数を示す払出制御コマンドは、入力バッファ回路 3 7 3 A を介して I / O ポート 3 7 2 a に入力される。INT 信号は、入力バッファ回路 3 7 3 B を介して払出制御用 C P U 3 7 1 の割込端子に入力されている。払出制御用 C P U 3 7 1 は、I / O ポート 3 7 2 a を介して払出制御コマンドを入力し、払出制御コマンドに応じて球払出装置 9 7 を駆動して賞球払出を行う。なお、この実施の形態では、払出制御用 C P U 3 7 1 は、1 チップマイクロコンピュータであり、少なくとも R A M が内蔵されている。

20

【 0 0 6 7 】

また、主基板 3 1 において、出力ポート 5 7 0, 5 7 1 の外側にバッファ回路 6 2 0, 6 8 A が設けられている。バッファ回路 6 2 0, 6 8 A として、例えば、汎用の C M O S - I C である 7 4 H C 2 5 0, 7 4 H C 1 4 が用いられる。このような構成によれば、外部から主基板 3 1 の内部に入力される信号が阻止されるので、払出制御基板 3 7 から主基板 3 1 に信号が与えられる可能性がある信号ラインをさらに確実になくすことができる。なお、バッファ回路 6 2 0, 6 8 A の出力側にノイズフィルタを設けてもよい。

【 0 0 6 8 】

払出制御用 C P U 3 7 1 は、出力ポート 3 7 2 c を介して、貸し球数を示す球貸し個数信号をターミナル基板 1 6 0 に出力する。さらに、出力ポート 3 7 2 d を介して、エラー表示用 L E D 3 7 4 にエラー信号を出力する。

30

【 0 0 6 9 】

さらに、払出制御基板 3 7 の入力ポート 3 7 2 b には、中継基板 7 2 を介して、球貸しカウントスイッチ 3 0 1 B、および払出モータ 2 8 9 の回転位置を検出するための払出モータ位置センサからの検出信号が入力される。球貸しカウントスイッチ 3 0 1 B は、球払出装置 9 7 の払出機構部分に設けられ、実際に払い出された貸し球を検出する。払出制御基板 3 7 からの払出モータ 2 8 9 への駆動信号は、出力ポート 3 7 2 c および中継基板 7 2 を介して球払出装置 9 7 の払出機構部分における払出モータ 2 8 9 に伝えられ、振分ソレノイド 3 1 0 への駆動信号は、出力ポート 3 7 2 e および中継基板 7 2 を介して球払出装置 9 7 の払出機構部分における振分ソレノイド 3 1 0 に伝えられる。また、クリアスイッチ 9 2 1 の出力も、入力ポート 3 7 2 b に入力される。

40

【 0 0 7 0 】

カードユニット 5 0 には、カードユニット制御用マイクロコンピュータが搭載されている。また、カードユニット 5 0 には、端数表示スイッチ 1 5 2、連結台方向表示器 1 5 3、カード投入表示ランプ 1 5 4 およびカード挿入口 1 5 5 が設けられている（図 1 参照）。残高表示基板 7 4 には、打球供給皿 3 の近傍に設けられている度数表示 L E D、球貸しスイッチおよび返却スイッチが接続される。

【 0 0 7 1 】

残高表示基板 7 4 からカードユニット 5 0 には、遊技者の操作に応じて、球貸しスイッチ信号および返却スイッチ信号が払出制御基板 3 7 を介して与えられる。また、カードユ

50

ニット 50 から残高表示基板 74 には、プリペイドカードの残高を示すカード残高表示信号および球貸し可表示信号が払出制御基板 37 を介して与えられる。カードユニット 50 と払出制御基板 37 の間では、接続信号 (V L 信号)、ユニット操作信号 (B R D Y 信号)、球貸し要求信号 (B R Q 信号)、球貸し完了信号 (E X S 信号) およびパチンコ機動作信号 (P R D Y 信号) が入力ポート 372b および出力ポート 372e を介してやりとりされる。

【0072】

パチンコ遊技機 1 の電源が投入されると、払出制御基板 37 の払出制御用 C P U 371 は、カードユニット 50 に P R D Y 信号を出力する。また、カードユニット制御用マイクロコンピュータは、V L 信号を出力する。払出制御用 C P U 371 は、V L 信号の入力状態により接続状態 / 未接続状態を判定する。カードユニット 50 においてカードが受け付けられ、球貸しスイッチが操作され球貸しスイッチ信号が入力されると、カードユニット制御用マイクロコンピュータは、払出制御基板 37 に B R D Y 信号を出力する。この時点から所定の遅延時間が経過すると、カードユニット制御用マイクロコンピュータは、払出制御基板 37 に B R Q 信号を出力する。

【0073】

そして、払出制御基板 37 の払出制御用 C P U 371 は、カードユニット 50 に対する E X S 信号を立ち上げ、カードユニット 50 からの B R Q 信号の立ち下がりを検出すると、払出モータ 289 を駆動し、所定個の貸し球を遊技者に払い出す。このとき、振分ソレノイド 310 は駆動状態とされている。すなわち、球振分部材 311 を球貸し側に向ける。そして、払出が完了したら、払出制御用 C P U 371 は、カードユニット 50 に対する E X S 信号を立ち下げる。その後、カードユニット 50 からの B R D Y 信号がオン状態でなければ、賞球払出制御を実行する。

【0074】

以上のように、カードユニット 50 からの信号は全て払出制御基板 37 に入力される構成になっている。従って、球貸し制御に関して、カードユニット 50 から主基板 31 に信号が入力されることではなく、主基板 31 の基本回路 53 にカードユニット 50 の側から不正に信号が入力される余地はない。また、カードユニット 50 で用いられる電源電圧 A C 24 V は払出制御基板 37 から供給される。

【0075】

この実施の形態では、電源基板 910 から払出制御基板 37 に対して電源断信号も入力される。電源断信号は、払出制御用 C P U 371 のマスク不能割込 (N M I) 端子に入力される。さらに、払出制御基板 37 に存在する R A M (C P U 内蔵 R A M であってもよい。) の少なくとも一部は、電源基板 910 において作成されるバックアップ電源によって、バックアップされている。すなわち、遊技機に対する電力供給が停止しても、所定期間は、R A M の少なくとも一部の内容は保存される。

【0076】

なお、この実施の形態では、カードユニット 50 が遊技機とは別体として遊技機に隣接して設置されている場合を例にするが、カードユニット 50 は遊技機と一体化されていてよい。また、コイン投入に応じてその金額に応じた遊技球が貸し出されるような場合でも本発明を適用できる。

【0077】

図 11 は、電源基板 910 の一構成例を示すブロック図である。電源基板 910 は、主基板 31、図柄制御基板 80、音制御基板 70、ランプ制御基板 35 および払出制御基板 37 等の電気部品制御基板と独立して設置され、遊技機内の各電気部品制御基板および機構部品が使用する電圧を生成する。この例では、A C 24 V、V S L (D C + 30 V)、D C + 21 V、D C + 12 V および D C + 5 V を生成する。また、バックアップ電源すなわち記憶保持手段となるコンデンサ 916 は、D C + 5 V すなわち各基板上の I C 等を駆動する電源のラインから充電される。なお、V S L は、整流回路 912 において、整流素子で A C 24 V を整流昇圧することによって生成される。V S L は、ソレノイド駆動電源となる

10

20

30

40

50

。

【0078】

トランジスタ911は、交流電源からの交流電圧を24Vに変換する。AC24V電圧は、コネクタ915に出力される。また、整流回路912は、AC24Vから+30Vの直流電圧を生成し、DC-DCコンバータ913およびコネクタ915に出力する。DC-DCコンバータ913は、1つまたは複数のコンバータIC922（図11では1つのみを示す。）を有し、VSLにもとづいて+21V、+12Vおよび+5Vを生成してコネクタ915に出力する。コンバータIC922の入力側には、比較的大容量のコンデンサ923が接続されている。従って、外部からの遊技機に対する電力供給が停止したときに、+30V、+12V、+5V等の直流電圧は、比較的緩やかに低下する。コネクタ915は10例えば中継基板に接続され、中継基板から各電気部品制御基板および機構部品に必要な電圧の電力が供給される。

【0079】

ただし、電源基板910に各電気部品制御基板に至る各コネクタを設け、電源基板910から、中継基板を介さずにそれぞれの基板に至る各電圧を供給するようにしてもよい。また、図11には1つのコネクタ915が代表して示されているが、コネクタは、各電気部品制御基板対応に設けられている。

【0080】

DC-DCコンバータ913からの+5Vラインは分岐してバックアップ+5Vラインを形成する。バックアップ+5Vラインとグラウンドレベルとの間には大容量のコンデンサ916が接続されている。コンデンサ916は、遊技機に対する電力供給が停止したときの電気部品制御基板のバックアップRAM（電源バックアップされているRAM）すなわち電力供給停止時にも記憶内容保持状態となりうるバックアップ記憶手段）に対して記憶状態を保持できるように電力を供給するバックアップ電源となる。また、+5Vラインとバックアップ+5Vラインとの間に、逆流防止用のダイオード917が挿入される。なお、この実施の形態では、バックアップ用の+5Vは、主基板31および払出制御基板37に供給される。

【0081】

また、電源基板910には、電源監視回路としての電源監視用IC902が搭載されている。電源監視用IC902は、VSL電圧を導入し、VSL電圧を監視することによって遊技機への電力供給停止の発生を検出する。具体的には、VSL電圧が所定値（この例では+22V）以下になったら、電力供給の停止が生ずるとして電源断信号を出力する。なお、監視対象の電源電圧は、各電気部品制御基板に搭載されている回路素子の電源電圧（この例では+5V）よりも高い電圧であることが好ましい。この例では、交流から直流に変換された直後の電圧であるVSLが用いられている。電源監視用IC902からの電源断信号は、主基板31や払出制御基板37等に供給される。主基板31に搭載されている遊技制御手段や払出制御基板37に搭載されている払出制御手段は、電源断信号の入力に応じて、バックアップRAMの記憶内容を保護するための処理である電力供給停止時処理を実行する。

【0082】

電源監視用IC902が電力供給の停止を検知するための所定値は、通常時の電圧より低いが、各電気部品制御基板上のCPUが暫くの間動作しうる程度の電圧である。また、電源監視用IC902が、CPU等の回路素子を駆動するための電圧（この例では+5V）よりも高く、また、交流から直流に変換された直後の電圧を監視するように構成されているので、CPUが必要とする電圧に対して監視範囲を広げることができる。従って、より精密な監視を行うことができる。さらに、監視電圧としてVSL（+30V）を用いる場合には、遊技機の各種スイッチに供給される電圧が+12Vであることから、電源瞬断時のスイッチオノ誤検出の防止も期待できる。すなわち、+30V電源の電圧を監視するところ、+30V作成の以降に作られる+12Vが落ち始める以前の段階でその低下を検出できる。

10

20

30

40

50

【0083】

+12V電源の電圧が低下するとスイッチ出力がオン状態を呈するようになるが、+12Vより早く低下する+30V電源電圧を監視して電力供給の停止を認識すれば、スイッチ出力がオン状態を呈する前に電力供給回復待ちの状態に入つてスイッチ出力を検出しない状態となることができる。

【0084】

また、電源監視用IC902は、電気部品制御基板とは別個の電源基板910に搭載されているので、電源監視回路から複数の電気部品制御基板に電源断信号を供給することができる。電源断信号を必要とする電気部品制御基板が幾つあっても電源監視手段は1つ設けられていればよいので、各電気部品制御基板における各電気部品制御手段が後述する復旧制御を行つても、遊技機のコストはさほど上昇しない。10

【0085】

なお、図11に示された構成では、電源監視用IC902の検出信号（電源断信号）は、バッファ回路918, 919を介してそれぞれの電気部品制御基板（例えば主基板31と払出制御基板37）に伝達されるが、例えば、1つの検出信号を中継基板に伝達し、中継基板から各電気部品制御基板に同じ信号を分配する構成でもよい。また、電源断信号を必要とする基板数に応じたバッファ回路を設けてもよい。さらに、主基板31と払出制御基板37とに出力される電源断信号について、電源断信号を出力することになる電源監視回路の監視電圧を異ならせててもよい。

【0086】

図12および図13は、この実施の形態における出力ポートの割り当てを示す説明図である。図12に示すように、出力ポート0は各電気部品制御基板に送信される制御コマンドのINT信号の出力ポートである。また、払出制御基板37に送信される払出制御コマンドの8ビットのデータは出力ポート1から出力され、図柄制御基板80に送信される表示制御コマンドの8ビットのデータは出力ポート2から出力され、ランプ制御基板35に送信されるランプ制御コマンドの8ビットのデータは出力ポート3から出力される。そして、図13に示すように、音制御基板70に送信される音制御コマンドの8ビットのデータは出力ポート4から出力される。20

【0087】

また、出力ポート5から、情報出力回路64を介して情報端子板34やターミナル基板160に至る各種情報出力用信号すなわち制御に関わる情報の出力データが出力される。そして、出力ポート6から、可変入賞球装置15を開閉するためのソレノイド16、大入賞口の開閉板2を開閉するためのソレノイド21、および大入賞口内の経路を切り換えるためのソレノイド21Aに対する駆動信号が出力される。30

【0088】

図13に示すように、払出制御基板37、図柄制御基板80、ランプ制御基板35および音制御基板70に対して出力される各INT信号（払出制御信号INT、表示制御信号INT、ランプ制御信号INTおよび音制御信号INT）を出力する出力ポート（出力ポート0）と、払出制御コマンドのコマンドデータとしての払出制御信号CD0～CD7、表示制御コマンドのコマンドデータとしての表示制御信号CD0～CD7、ランプ制御コマンドのコマンドデータとしてのランプ制御信号CD0～CD7および音制御コマンドのコマンドデータとしての音制御信号CD0～CD7を出力する出力ポート（出力ポート1～4）とは、別ポートである。40

【0089】

従つて、INT信号を出力する際に、誤って払出制御信号CD0～CD7、表示制御信号CD0～CD7、ランプ制御信号CD0～CD7および音制御信号CD0～CD7を変化させてしまう可能性が低減する。また、払出制御信号CD0～CD7、表示制御信号CD0～CD7、ランプ制御信号CD0～CD7または音制御信号CD0～CD7を出力する際に、誤ってINT信号を変化させてしまう可能性が低減する。その結果、主基板31の遊技制御手段から各電気部品制御基板に対するコマンドは、より確実に送信されること50

になる。さらに、各INT信号は、全て出力ポート0から出力されるように構成されているので、遊技制御手段のINT信号出力処理の負担が軽減される。

【0090】

図14は、この実施の形態における入力ポートのビット割り当てを示す説明図である。図14に示すように、入力ポート0のビット0～7には、それぞれ、入賞口スイッチ33a、24a, 29a, 30a、始動口スイッチ14a、カウントスイッチ23、V入賞スイッチ22、ゲートスイッチ32aの検出信号が入力される。また、入力ポート1のビット0～4には、それぞれ、賞球カウントスイッチ301A、満タンスイッチ48、球切れスイッチ187の検出信号、カウントスイッチ短絡信号およびクリアスイッチ921の検出信号が入力される。なお、各スイッチからの検出信号は、スイッチ回路58において論理反転されている。このように、クリアスイッチ921の検出信号は、遊技球を検出するためのスイッチの検出信号が入力される入力ポート(8ビット)と同一の入力ポートに入力されている。

【0091】

次に遊技機の動作について説明する。図15は、主基板31における遊技制御手段(CPU56およびROM, RAM等の周辺回路)が実行するメイン処理を示すフローチャートである。遊技機に対して電源が投入され、リセット端子の入力レベルがハイレベルになると、CPU56は、ステップS1以降のメイン処理を開始する。メイン処理において、CPU56は、まず、必要な初期設定を行う。

【0092】

初期設定処理において、CPU56は、まず、割込禁止に設定する(ステップS1)。次に、割込モードを割込モード2に設定し(ステップS2)、スタックポインタにスタックポインタ指定アドレスを設定する(ステップS3)。そして、内蔵デバイスレジスタの初期化を行う(ステップS4)。また、内蔵デバイス(内蔵周辺回路)であるCTC(カウンタ/タイマ)およびPIO(パラレル入出力ポート)の初期化(ステップS5)を行った後、RAMをアクセス可能状態に設定する(ステップS6)。

【0093】

この実施の形態で用いられるCPU56は、I/Oポート(PIO)およびタイマ/カウンタ回路(CTC)も内蔵している。また、CTCは、2本の外部クロック/タイマトリガ入力CLK/TRG2, 3と2本のタイマ出力ZC/TO0, 1を備えている。

【0094】

この実施の形態で用いられているCPU56には、マスク可能な割込のモードとして以下の3種類のモードが用意されている。なお、マスク可能な割込が発生すると、CPU56は、自動的に割込禁止状態に設定するとともに、プログラムカウンタの内容をスタックにセーブする。

【0095】

割込モード0：割込要求を行った内蔵デバイスがRST命令(1バイト)またはCALL命令(3バイト)をCPUの内部データバス上に出力する。よって、CPU56は、RST命令に対応したアドレスまたはCALL命令で指定されるアドレスの命令を実行する。リセット時に、CPU56は自動的に割込モード0になる。よって、割込モード1または割込モード2に設定したい場合には、初期設定処理において、割込モード1または割込モード2に設定するための処理を行う必要がある。

【0096】

割込モード1：割込が受け付けられると、常に0038(h)番地に飛ぶモードである。

【0097】

割込モード2：CPU56の特定レジスタ(レジスタ)の値(1バイト)と内蔵デバイスが出力する割込ベクタ(1バイト：最下位ビット0)から合成されるアドレスが、割込番地を示すモードである。すなわち、割込番地は、上位アドレスが特定レジスタの値とされ下位アドレスが割込ベクタとされた2バイトで示されるアドレスである。従って、任

10

20

30

40

50

意の（飛び飛びではあるが）偶数番地に割込処理を設置することができる。各内蔵デバイスは割込要求を行うときに割込ベクタを送信する機能を有している。

【0098】

よって、割込モード2に設定されると、各内蔵デバイスからの割込要求を容易に処理することができるようになり、また、プログラムにおける任意の位置に割込処理を設置することができる。さらに、割込モード1とは異なり、割込発生要因毎のそれぞれの割込処理を用意しておくことも容易である。上述したように、この実施の形態では、初期設定処理のステップS2において、CPU56は割込モード2に設定される。

【0099】

次いで、CPU56は、入力ポート1を介して入力されるクリアスイッチ921の出力信号の状態を1回だけ確認する（ステップS7）。その確認においてオンを検出した場合には、CPU56は、通常の初期化処理を実行する（ステップS11～ステップS15）。クリアスイッチ921がオンである場合（押下されている場合）には、ローレベルのクリアスイッチ信号が出力されている。なお、入力ポート1では、クリアスイッチ信号のオン状態はハイレベルである（図14参照）。また、例えば、遊技店員は、クリアスイッチ921をオン状態にしながら遊技機に対する電力供給を開始することによって、容易に初期化処理を実行させることができる。すなわち、RAMクリア等を行うことができる。

10

【0100】

クリアスイッチ921がオンの状態でない場合には、遊技機への電力供給が停止したときにバックアップRAM領域のデータ保護処理（例えばパリティデータの付加等の電力供給停止時処理）が行われたか否か確認する（ステップS8）。この実施の形態では、電力供給の停止が生じた場合には、バックアップRAM領域のデータを保護するための処理が行われている。そのような保護処理が行われていた場合をバックアップありとする。そのような保護処理が行われていないことを確認したら、CPU56は初期化処理を実行する。

20

【0101】

この実施の形態では、バックアップRAM領域にバックアップデータがあるか否かは、電力供給停止時処理においてバックアップRAM領域に設定されるバックアップフラグの状態によって確認される。例えば、バックアップフラグ領域に「55H」が設定されていればバックアップあり（オン状態）を意味し、「55H」以外の値が設定されていればバックアップなし（オフ状態）を意味する。

30

【0102】

バックアップありを確認したら、CPU56は、バックアップRAM領域のデータチェック（この例ではパリティチェック）を行う（ステップS9）。この実施の形態では、クリアデータ（00）をチェックサムデータエリアにセットし、チェックサム算出開始アドレスをポインタにセットする。また、チェックサムの対象となるデータ数に対応するチェックサム算出回数をセットする。そして、チェックサムデータエリアの内容とポインタが指すRAM領域の内容との排他的論理和を演算する。演算結果をチェックサムデータエリアにストアするとともに、ポインタの値を1増やし、チェックサム算出回数の値を1減算する。以上の処理が、チェックサム算出回数の値が0になるまで繰り返される。チェックサム算出回数の値が0になったら、CPU56は、チェックサムデータエリアの内容の各ビットの値を反転し、反転後のデータをチェックサムとする。

40

【0103】

電力供給停止時処理において、上記の処理と同様の処理によってチェックサムが算出され、チェックサムはバックアップRAM領域に保存されている。ステップS9では、算出したチェックサムと保存されているチェックサムとを比較する。不測の停電等の電力供給停止が生じた後に復旧した場合には、バックアップRAM領域のデータは保存されているはずであるから、チェック結果（比較結果）は正常（一致）になる。チェック結果が正常でないということは、バックアップRAM領域のデータが、電力供給停止時のデータとは異なることを意味する。そのような場合には、内部状態を電力供給停止時の状態に

50

戻すことができないので、電力供給の停止からの復旧時でない電源投入時に実行される初期化処理を実行する。

【0104】

チェック結果が正常であれば、C P U 5 6は、遊技制御手段の内部状態と表示制御手段等の電気部品制御手段の制御状態を電力供給停止時の状態に戻すための遊技状態復旧処理を行う（ステップS10）。そして、バックアップR A M領域に保存されていたP C（プログラムカウンタ）の退避値がP Cに設定され、そのアドレスに復帰する。

【0105】

このように、バックアップフラグとチェックサム等のチェックデータとを用いてバックアップR A M領域のデータが保存されているか否かを確認することによって、遊技状態を電力供給停止時の状態に正確に戻すことができる。すなわち、バックアップR A M領域のデータにもとづく状態復旧処理の確実性が向上する。なお、この実施の形態では、バックアップフラグとチェックデータとの双方を用いてバックアップR A M領域のデータが保存されているか否かを確認しているが、いずれか一方のみを用いてもよい。すなわち、バックアップフラグとチェックデータとのいずれかを、状態復旧処理を実行するための契機としてもよい。

【0106】

初期化処理では、C P U 5 6は、まず、R A Mクリア処理を行う（ステップS11）。また、所定の作業領域（例えば、普通図柄判定用乱数カウンタ、普通図柄判定用バッファ、特別図柄左中右図柄バッファ、特別図柄プロセスフラグ、払出コマンド格納ポインタ、賞球中フラグ、球切れフラグ、払出停止フラグなど制御状態に応じて選択的に処理を行うためのフラグ）に初期値を設定する作業領域設定設定処理を行う（ステップS12）。さらに、球払出装置97からの払出が可能であることを指示する払出停止解除コマンド（払出可能状態指定コマンド）を払出制御基板37に対して送信する処理を行う（ステップS13）。また、他のサブ基板（ランプ制御基板35、音制御基板70、図柄制御基板80）を初期化するための初期化コマンドを各サブ基板に送信する処理を実行する（ステップS14）。初期化コマンドとして、可変表示装置9に表示される初期図柄を示すコマンド（図柄制御基板80に対して）や賞球ランプ51および球切れランプ52の消灯を指示するコマンド（ランプ制御基板35に対して）等がある。

【0107】

初期化処理では、払出制御基板37に対して常に払出可能状態指定コマンドが送信される。仮に、遊技機の状態が球払出装置97からの払出が可能でない状態であったとしても、直後に実行される遊技制御処理において、その旨が検出され、払出が可能でない状態であることを指示する払出停止コマンド（払出停止状態指定コマンド）が送信されるので問題はない。なお、払出可能状態指定コマンドおよび他のサブ基板に対する初期化コマンドの送信処理において、例えば、各コマンドが設定されているテーブル（R O M領域）のアドレスをポインタにセットし、後述するコマンドセット処理のような処理ルーチンをコールすればよい。

【0108】

そして、2m s毎に定期的にタイマ割込がかかるようにC P U 5 6に設けられているC T Cのレジスタの設定が行われる（ステップS15）。すなわち、初期値として2m sに相当する値が所定のレジスタ（時間定数レジスタ）に設定される。

【0109】

初期化処理の実行（ステップS11～S15）が完了すると、メイン処理で、表示用乱数更新処理（ステップS17）および初期値用乱数更新処理（ステップS18）が繰り返し実行される。表示用乱数更新処理および初期値用乱数更新処理が実行されるときには割込禁止状態とされ（ステップS16）、表示用乱数更新処理および初期値用乱数更新処理の実行が終了すると割込許可状態とされる（ステップS19）。表示用乱数とは、可変表示装置9に表示される図柄を決定するための乱数であり、表示用乱数更新処理とは、表示用乱数を発生するためのカウンタのカウント値を更新する処理である。また、初期値用乱

10

20

30

40

50

数更新処理とは、

初期値用乱数を発生するためのカウンタのカウント値を更新する処理である。初期値用乱数とは、大当たりとするか否かを決定するための乱数を発生するためのカウンタ（大当たり決定用乱数発生カウンタ）等のカウント値の初期値を決定するための乱数である。後述する遊技制御処理において、大当たり決定用乱数発生カウンタのカウント値が1周すると、そのカウンタに初期値が設定される。

【0110】

なお、表示用乱数更新処理が実行されるときには割込禁止状態とされるのは、表示用乱数更新処理が後述するタイマ割込処理でも実行されることから、タイマ割込処理における処理と競合してしまうのを避けるためである。すなわち、ステップS17の処理中にタイマ割込が発生してタイマ割込処理中に表示用乱数を発生するためのカウンタのカウント値を更新してしまったのでは、カウント値の連続性が損なわれる場合がある。しかし、ステップS17の処理中では割込禁止状態にしておけば、そのような不都合が生ずることはない。

10

【0111】

タイマ割込が発生すると、CPU56は、レジスタの退避処理（ステップS20）を行った後、図16に示すステップS21～S32の遊技制御処理を実行する。遊技制御処理において、CPU56は、まず、スイッチ回路58を介して、ゲートスイッチ32a、始動口スイッチ14a、カウントスイッチ23および入賞口スイッチ33a, 24a, 29a, 30a等のスイッチの検出信号を入力し、それらの状態判定を行う（スイッチ処理：ステップS21）。

20

【0112】

次いで、パチンコ遊技機1の内部に備えられている自己診断機能によって種々の異常診断処理が行われ、その結果に応じて必要ならば警報が発せられる（エラー処理：ステップS22）。

【0113】

次に、遊技制御に用いられる大当たり判定用の乱数等の各判定用乱数を生成するための各カウンタのカウント値を更新する処理を行う（ステップS23）。CPU56は、さらに、表示用乱数および初期値用乱数を生成するためのカウンタのカウント値を更新する処理を行う（ステップS24, S25）。

30

【0114】

さらに、CPU56は、特別図柄プロセス処理を行う（ステップS26）。特別図柄プロセス制御では、遊技状態に応じてパチンコ遊技機1を所定の順序で制御するための特別図柄プロセスフラグに従って該当する処理が選び出されて実行される。そして、特別図柄プロセスフラグの値は、遊技状態に応じて各処理中に更新される。また、普通図柄プロセス処理を行う（ステップS27）。普通図柄プロセス処理では、普通図柄表示器10の表示状態を所定の順序で制御するための普通図柄プロセスフラグに従って該当する処理が選び出されて実行される。そして、普通図柄プロセスフラグの値は、遊技状態に応じて各処理中に更新される。

40

【0115】

次いで、CPU56は、特別図柄に関する表示制御コマンドをRAM55の所定の領域に設定して表示制御コマンドを送信する処理を行う（特別図柄コマンド制御処理：ステップS28）。また、普通図柄に関する表示制御コマンドをRAM55の所定の領域に設定して表示制御コマンドを送信する処理を行う（普通図柄コマンド制御処理：ステップS29）。

【0116】

さらに、CPU56は、例えばホール管理用コンピュータに供給される大当たり情報、始動情報、確率変動情報などのデータを出力する情報出力処理を行う（ステップS30）。

【0117】

また、CPU56は、所定の条件が成立したときにソレノイド回路59に駆動指令を行

50

う（ステップS31）。可変入賞球装置15または開閉板20を開状態または閉状態としたり、大入賞口内の遊技球通路を切り替えたりするために、ソレノイド回路59は、駆動指令に応じてソレノイド16, 21, 21Aを駆動する。

【0118】

そして、CPU56は、入賞口スイッチ33a, 24a, 29a, 30aの検出信号にもとづく賞球個数の設定などを行う賞球処理を実行する（ステップS32）。具体的には、入賞口スイッチ33a, 24a, 29a, 30aがオンしたことにもとづく入賞検出に応じて、払出制御基板37に賞球個数を示す払出制御コマンドを出力する。払出制御基板37に搭載されている払出制御用CPU371は、賞球個数を示す払出制御コマンドに応じて球払出装置97を駆動する。その後、レジスタの内容を復帰させ（ステップS33）10、割込許可状態に設定する（ステップS34）。

【0119】

以上の制御によって、この実施の形態では、遊技制御処理は2ms毎に起動されることになる。なお、この実施の形態では、タイマ割込処理で遊技制御処理が実行されているが、タイマ割込処理では例えば割込が発生したことを示すフラグのセットのみがなされ、遊技制御処理はメイン処理において実行されるようにしてもよい。

【0120】

図17は、CPU56が実行する特別図柄プロセス処理のプログラムの一例を示すフローチャートである。図17に示す特別図柄プロセス処理は、図16のフローチャートにおけるステップS26の具体的な処理である。CPU56は、特別図柄プロセス処理を行う際に、変動短縮タイマ減算処理（ステップS310）を行った後に、内部状態に応じて、ステップS300～S309のうちのいずれかの処理を行う。変動短縮タイマは、特別図柄の変動時間が短縮される場合に、変動時間を設定するためのタイマである。20

【0121】

特別図柄変動待ち処理（ステップS300）：始動入賞口14に打球入賞して始動口スイッチ17がオンするのを待つ。始動口スイッチ14がオンすると、始動入賞記憶数が満タンでなければ、始動入賞記憶数を+1するとともに大当たり決定用乱数等を抽出する。

【0122】

特別図柄判定処理（ステップS301）：特別図柄の可変表示が開始できる状態になると、始動入賞記憶数を確認する。始動入賞記憶数が0でなければ、抽出されている大当たり決定用乱数の値に応じて大当たりとするかはすれとするか決定する。30

【0123】

停止図柄設定処理（ステップS302）：左右中図柄の停止図柄を決定する。

【0124】

リーチ動作設定処理（ステップS303）：左右中の停止図柄の組み合わせにもとづいてリーチ動作するか否か決定するとともに、リーチとすることに決定した場合には、変動パターン決定用乱数の値に応じてリーチ時の変動時間を決定する。

【0125】

全図柄変動開始処理（ステップS304）：可変表示部9において全図柄が変動開始されるように制御する。このとき、図柄制御基板80に対して、左右中最終停止図柄と変動態様を指令する情報とが送信される。処理を終えると、内部状態（プロセスフラグ）をステップS305に移行するように更新する。40

【0126】

全図柄停止待ち処理（ステップS305）：所定時間（ステップS310の変動短縮タイマで示された時間）が経過すると、可変表示部9において表示される全図柄が停止される。そして、停止図柄が大当たり図柄の組み合わせである場合には、内部状態（プロセスフラグ）をステップS306に移行するように更新する。そうでない場合には、内部状態をステップS300に移行するように更新する。

【0127】

大入賞口開放開始処理（ステップS306）：大入賞口を開放する制御を開始する。具50

体的には、カウンタやフラグを初期化するとともに、ソレノイド 21 を駆動して大入賞口を開放する。また、大当りフラグ（大当り中であることを示すフラグ）のセットを行う。処理を終えると、内部状態（プロセスフラグ）をステップ S 307 に移行するように更新する。

【 0128 】

大入賞口開放中処理（ステップ S 307）：大入賞口ラウンド表示の表示制御コマンドを図柄制御基板 80 に送信する制御や大入賞口の閉成条件の成立を確認する処理等を行う。最終的な大入賞口の閉成条件が成立したら、内部状態をステップ S 308 に移行するように更新する。

【 0129 】

特定領域有効時間処理（ステップ S 308）：V 入賞スイッチ 22 の通過の有無を監視して、大当り遊技状態継続条件の成立を確認する処理を行う。大当り遊技状態継続の条件が成立し、かつ、まだ残りラウンドがある場合には、内部状態をステップ S 306 に移行するように更新する。また、所定の有効時間内に大当り遊技状態継続条件が成立しなかった場合、または、全てのラウンドを終えた場合には、内部状態をステップ S 309 に移行するように更新する。

【 0130 】

大当り終了処理（ステップ S 309）：大当り遊技状態が終了したことを遊技者に報知するための表示を行う。その表示が終了したら、内部状態をステップ S 300 に移行するように更新する。

【 0131 】

図 18 は、CPU56 が実行する普通図柄プロセス処理のプログラムの一例を示すフローチャートである。図 18 に示す普通図柄プロセス処理は、図 16 のフローチャートにおけるステップ S 27 の具体的な処理である。CPU56 は、普通図柄プロセス処理を行う際に、ゲートスイッチ通過確認処理（ステップ S 75）を行った後に、内部状態（この例では普通図柄プロセスフラグ）に応じて、ステップ S 70 ~ S 74 のうちのいずれかの処理を行う。

【 0132 】

ゲートスイッチ通過確認処理は、普通図柄の変動開始の条件となる遊技球のゲート 32 の通過を検出する処理である。ゲートスイッチ通過確認処理において、CPU56 は、ゲートスイッチ 32a がオンしたことを確認すると、所定の乱数値（この例ではランダム 5）を取得して記憶する。また、ゲートスイッチ 32a がオンしたことは、普通図柄始動記憶として最大 4 個記憶可能である。

【 0133 】

ステップ S 70 ~ S 74 において、以下のような処理が行われる。

【 0134 】

普通図柄通常処理（ステップ S 70）：普通図柄始動記憶数を確認し、普通図柄始動記憶数が 0 でなければ、ステップ S 71 に移行するように普通図柄プロセスフラグの値を変更する。

【 0135 】

普通図柄当り判定処理（ステップ S 71）：遊技球のゲート 32 の通過があったときに記憶された乱数を格納するバッファの内容をシフトする。シフトの結果、押し出されたバッファの内容にもとづいて当りとするか否かを決定する。その後、ステップ S 72 に移行するように特別図柄プロセスフラグの値を変更する。なお、この実施の形態では、3 ~ 13 の範囲の値をとりうる乱数の値が 3 ~ 12 のうちのいずれかであれば当りと決定され、乱数の値が 13 であればはずれに決定される。また、当りと決定されると普通図柄表示器 10 において変動する普通図柄の変動後の停止図柄が当り図柄となり、はずれと決定されると停止図柄がはずれ図柄となるように制御される。

【 0136 】

普通図柄変動処理（ステップ S 72）：普通図柄の変動時間が経過したか否か確認する

10

20

30

40

50

。経過していれば、ステップ S 7 3 に移行するように普通図柄プロセスフラグの値を変更する。

【 0 1 3 7 】

普通図柄図柄停止処理（ステップ S 7 3）：当りとすることに決定されている場合には、ステップ S 7 4 に移行するように普通図柄プロセスフラグの値を変更する。そうでなければ、ステップ S 7 0 に移行するように普通図柄プロセスフラグの値を変更する。

【 0 1 3 8 】

普通電動役物作動処理（ステップ S 7 4）：可変入賞球装置 1 5 を所定時間開放する処理を所定回行う。ソレノイド 1 6 を駆動して可変入賞球装置 1 5 を開放する。そして、ステップ S 7 0 に移行するように普通図柄プロセスフラグの値を変更する。

10

【 0 1 3 9 】

図 1 9 は、主基板 3 1 から他の電気部品制御基板に送信される制御コマンドのコマンド形態の一例を示す説明図である。この実施の形態では、制御コマンドのコマンドデータは 2 バイト構成であり、1 バイト目は MODE (コマンドの分類) を表し、2 バイト目は EXT (コマンドの種類) を表す。MODE データの先頭ビット (ビット 7) は必ず「1」とされ、EXT データの先頭ビット (ビット 7) は必ず「0」とされる。このように、電気部品制御基板に送信される制御コマンドは、複数のコマンドデータで構成され、先頭ビットによってそれを区別可能な様になっている。なお、図 1 9 に示されたコマンド形態は一例であって他のコマンド形態を用いてもよい。例えば、1 バイトや 3 バイト以上で構成される制御コマンドを用いてもよい。

20

【 0 1 4 0 】

図 2 0 は、各電気部品制御手段に対する制御コマンドを構成する 8 ビットの制御信号 C D 0 ~ C D 7 (コマンドデータ) と I N T 信号 (取込信号) との関係を示すタイミング図である。図 2 0 に示すように、MODE または EXT のデータが出力ポート (出力ポート 1 ~ 出力ポート 4 のうちのいずれか) に出力されてから、A で示される期間が経過すると、C P U 5 6 は、データ出力を示す信号である I N T 信号をハイレベル (オンデータ) にする。また、そこから B で示される期間が経過すると I N T 信号をローレベル (オフデータ) にする。さらに、次に送信すべきデータがある場合には、すなわち、MODE データ送信後では、C で示される期間をおいてから 2 バイト目のデータを出力ポートに出力する。2 バイト目のデータに関して、A, B の期間は、1 バイト目の場合と同様である。このように、取込信号は MODE および EXT のデータのそれぞれについて出力される。

30

【 0 1 4 1 】

A の期間は、C P U 5 6 が、コマンドの送信準備の期間すなわちバッファに制御コマンドを設定する処理に要する期間であるとともに、制御信号線におけるデータの安定化のための期間である。すなわち、制御信号線において制御信号 C D 0 ~ C D 7 が出力された後、所定期間 (A の期間 : オフ出力期間の一部) 経過後に、取込信号としての I N T 信号が出力される。また、B の期間 (オン出力期間) は、I N T 信号安定化のための期間である。そして、C の期間 (オフ出力期間の一部) は、電気部品制御手段が確実にデータを取り込めるように設定されている期間である。B, C の期間では、信号線上のデータは変化しない。すなわち、B, C の期間が経過するまでデータ出力が維持される。

40

【 0 1 4 2 】

この実施の形態では、拡出制御基板 3 7 への拡出制御コマンド、図柄制御基板 8 0 への表示制御コマンド、ランプ制御基板 3 5 へのランプ制御コマンドおよび音制御基板 7 0 への音制御コマンドは、同一のコマンド送信処理ルーチン (共通モジュール) を用いて送信される。そこで、B, C の期間すなわち 1 バイト目に関する I N T 信号が立ち上がってから 2 バイト目のデータが送信開始されるまでの期間は、コマンド受信処理に最も時間がかかる電気部品制御手段における受信処理時間よりも長くなるように設定される。

【 0 1 4 3 】

なお、各電気部品制御手段は、I N T 信号が立ち上がったことを検知して、例えば割込処理によって 1 バイトのデータの取り込み処理を開始する。

50

【0144】

B, Cの期間が、コマンド受信処理に最も時間がかかる電気部品制御手段における受信処理時間よりも長いので、遊技制御手段が、各電気部品制御手段に対するコマンド送信処理を共通モジュールで制御しても、いずれの電気部品制御手段でも遊技制御手段からの制御コマンドを確実に受信することができる。

【0145】

CPU56は、INT信号出力処理を実行した後に所定期間が経過すると次のデータを送信できる状態になるが、その所定期間(B, Cの期間)は、INT信号出力処理の前にデータを送信してからINT信号を出力開始するまでの期間(Aの期間)よりも長い。上述したように、Aの期間はコマンドの信号線における安定化期間であり、B, Cの期間は受信側がデータを取り込むのに要する時間を確保するための期間である。従って、Aの期間をB, Cの期間よりも短くすることによって、受信側の電気部品制御手段が確実にコマンドを受信できる状態になるという効果を得るとともに、1つのコマンドの送信完了に要する期間が短縮される効果もある。

10

【0146】

図21は、電気部品制御基板のうちの図柄制御基板80に送信される表示制御コマンドの内容の一例を示す説明図である。図22に示すように、表示制御コマンドは2バイト構成である。図21に示す例において、コマンド8000(H)～8031(H)は、特別図柄を可変表示する可変表示装置9における特別図柄の変動パターンを指定する表示制御コマンドである。なお、変動パターンを指定するコマンド(変動パターンコマンド)は変動開始指示も兼ねている。

20

【0147】

コマンド88XX(X=4ビットの任意の値)は、普通図柄表示器10で可変表示される普通図柄の変動パターンに関する表示制御コマンドである。コマンド89XXは、普通図柄の停止図柄を指定する表示制御コマンドである。コマンド8AXX(X=4ビットの任意の値)は、普通図柄の可変表示の停止を指示する表示制御コマンドである。

【0148】

コマンド91XX、92XXおよび93XXは、特別図柄の左中右の停止図柄を指定する表示制御コマンドである。また、コマンドA0XXは、特別図柄の可変表示の停止を指示する表示制御コマンドである。コマンドBXXXは、大当たり遊技開始から大当たり遊技終了までの間に送信される表示制御コマンドである。そして、コマンドC000～EXXXは、特別図柄の変動および大当たり遊技に関わらない可変表示装置9の表示状態に関する表示制御コマンドである。

30

【0149】

表示制御コマンドは、遊技制御処理(図16参照)における特別図柄コマンド制御処理や普通図柄コマンド制御処理において、変化後の制御状態を示すコマンドとして表示制御手段に送信される。制御状態が変化したか否かは、特別図柄プロセス処理や普通図柄プロセス処理で判定される。図柄制御基板80の表示制御手段は、主基板31の遊技制御手段から上述した表示制御コマンドを受信すると図21に示された内容に応じて可変表示装置9および普通図柄表示器10の表示状態を変更する制御を行う。

40

【0150】

図22は、ランプ制御コマンドの内容の一例を示す説明図である。ランプ制御コマンドもMODEとEXTの2バイト構成である。図22に示す例において、コマンド8000(H)～8031(H)は、可変表示装置9における特別図柄の変動パターンに対応したランプ・LED表示制御パターンを指定するランプ制御コマンドである。また、コマンドA0XX(X=4ビットの任意の値)は、特別図柄の可変表示の停止時のランプ・LED表示制御パターンを指示するランプ制御コマンドである。コマンドBXXXは、大当たり遊技開始から大当たり遊技終了までの間のランプ・LED表示制御パターンを指示するランプ制御コマンドである。そして、コマンドC000は、客待ちデモンストレーション時のランプ・LED表示制御パターンを指示するランプ制御コマンドである。

50

【0151】

なお、コマンド 8 XXX、A XXX、B XXX および C XXX は、遊技進行状況に応じて遊技制御手段から送信されるランプ制御コマンドである。ランプ制御手段は、主基板 31 の遊技制御手段から上述したランプ制御コマンドを受信すると図 22 に示された内容に応じてランプ・LED の表示状態を変更する。

【0152】

コマンド E 0 XX は、始動記憶表示器 18 の点灯個数を示すランプ制御コマンドである。例えば、ランプ制御手段は、始動記憶表示器 18 における「XX」で指定される個数の表示器を点灯状態とする。また、コマンド E 1 XX は、普通図柄始動記憶表示器 41 の点灯個数を示すランプ制御コマンドである。例えば、ランプ制御手段は、普通図柄始動記憶表示器 41 における「XX」で指定される個数の表示器を点灯状態とする。すなわち、それらのコマンドは、保留個数という情報を報知するために設けられている発光体の制御を指示するコマンドである。なお、始動記憶表示器 18 および普通図柄始動記憶表示器 41 の点灯個数に関するコマンドが点灯個数の増減を示すように構成されていてもよい。

10

【0153】

コマンド E 2 0 0 および E 2 0 1 は、賞球ランプ 5 1 の表示状態に関するランプ制御コマンドであり、コマンド E 3 0 0 および E 3 0 1 は、球切れランプ 5 2 の表示状態に関するランプ制御コマンドである。ランプ制御手段は、主基板 31 の遊技制御手段から「E 2 0 1」のランプ制御コマンドを受信すると賞球ランプ 5 1 の表示状態を賞球残がある場合としてあらかじめ定められた表示状態とし、「E 2 0 0」のランプ制御コマンドを受信すると賞球ランプ 5 1 の表示状態を賞球残がない場合としてあらかじめ定められた表示状態とする。

20

【0154】

また、主基板 31 の遊技制御手段から「E 3 0 0」のランプ制御コマンドを受信すると球切れランプ 5 2 の表示状態を球あり中の表示状態とし、「E 3 0 1」のランプ制御コマンドを受信すると球切れランプ 5 2 の表示状態を球切れ中の表示状態とする。すなわち、コマンド E 2 0 0 および E 2 0 1 は、未賞球の遊技球があることを遊技者等に報知するために設けられている発光体を制御することを示すコマンドであり、コマンド E 3 0 0 および E 3 0 1 は、補給球が切れていることを遊技者や遊技店員に報知するために設けられている発光体を制御することを示すコマンドである。

30

【0155】

コマンド E 4 0 0 は、遊技機の電源投入時、または特別遊技状態（高確率状態や時短状態、この例では高確率状態）から通常状態（低確率状態や非時短状態、この例では低確率状態）に移行したときのランプ・LED 表示制御パターンを指示するランプ制御コマンドである。コマンド E 4 0 1 は、通常状態（低確率状態や非時短状態、この例では低確率状態）から特別遊技状態（高確率状態や時短状態、この例では高確率状態）に移行したときのランプ・LED 表示制御パターンを指示するランプ制御コマンドである。コマンド E 4 0 2 は、大当たり遊技中に発生したエラーが解除されたときのランプ・LED 表示制御パターンを指示するランプ制御コマンドである。そして、コマンド E 4 0 3 は、カウントスイッチ 2 3 のエラーが発生したときのランプ・LED 表示制御パターンを指示するランプ制御コマンドである。

40

【0156】

ランプ制御コマンドは、例えば、遊技制御処理（図 16 参照）における特別図柄プロセス処理や賞球処理において、変化後の制御状態を示すコマンドとしてランプ制御手段に送信される。制御状態が変化したか否かは、特別図柄プロセス処理や賞球処理等で判定される。

【0157】

図 23 は、音制御コマンドの内容の一例を示す説明図である。音制御コマンドも MOD E と EXT の 2 バイト構成である。図 23 に示す例において、コマンド 8 XXX (X = 4 ビットの任意の値) は、特別図柄の変動期間における音発生パターンを指定する音制御コ

50

マンドである。コマンド B X X X (X = 4 ビットの任意の値) は、大当たり遊技開始から大当たり遊技終了までの間における音発生パターンを指定する音制御コマンドである。その他のコマンドは、特別図柄の変動および大当たり遊技に関わらない音制御コマンドである。音制御基板 70 に搭載されている音制御手段は、主基板 31 の遊技制御手段から上述した音制御コマンドを受信すると図 23 に示された内容に応じて音声出力状態を変更する。

【 0158 】

音制御コマンドは、例えば、遊技制御処理 (図 16 参照) における特別図柄プロセス処理において、変化後の制御状態を示すコマンドとして音制御手段に送信される。制御状態が変化したか否かは、特別図柄プロセス処理等で判定される。

【 0159 】

図 24 は、払出制御コマンドの内容の一例を示す説明図である。図 24 に示された例において、 MODE = FF (H) , EXT = 00 (H) のコマンド FF00 (H) は、払出が可能であることを指示する払出制御コマンド (扟出可能状態指定コマンド) である。 MODE = FF (H) , EXT = 01 (H) のコマンド FF01 (H) は、払出を停止すべき状態であることを指示する払出制御コマンド (扟出停止状態指定コマンド) である。また、 MODE = F0 (H) のコマンド F0XX (H) は、賞球個数を指定する払出制御コマンドである。 EXT である「 XX 」が払出個数を示す。

【 0160 】

払出制御手段は、主基板 31 の遊技制御手段から FF01 (H) の払出制御コマンドを受信すると賞球払出および球貸しを停止する状態となり、 FF00 (H) の払出制御コマンドを受信すると賞球払出および球貸しができる状態になる。また、賞球個数を指定する払出制御コマンドを受信すると、受信したコマンドで指定された個数に応じた賞球払出制御を行う。

【 0161 】

表示制御コマンド、ランプ制御コマンド、音制御コマンドおよび払出制御コマンドは共通のコマンド形態になっている。すなわち、いずれの制御コマンドも、8 ビットのコマンドデータと、コマンドデータの取り込みを指示する 1 ビットの INT 信号 (ストローブ信号) とで構成されている。従って、遊技制御手段におけるコマンドの作成ルーチンおよび送信ルーチンを、各制御コマンドについて共通化することができる。その結果、コマンドの作成と送信とに関するプログラム容量が減少する。なお、この実施の形態では、コマンドの分類を表す MODE データとコマンドの種類を表す EXT データとからなる 2 バイトのコマンドデータで構成されているが、コマンドデータは、1 バイトまたは 3 バイト以上の構成であってもよい。また、図 21 ~ 図 24 に示された各制御コマンドは一例であって制御内容と制御コマンドの割り当て方は任意である。

【 0162 】

さらに、表示制御コマンド、ランプ制御コマンドおよび音制御コマンドに関して、コマンド 8XXX 、 AX XXX 、 BX XXX および CX XXX は、遊技進行状況に応じて遊技制御手段から同時期に送信される。例えば、変動パターン 1 で可変表示装置 9 において図柄の変動が開始されるときには、図柄制御基板 80 、ランプ制御基板 35 および音制御基板 70 に対して、同一のコマンド 8000 (H) が送信される。つまり、遊技制御手段は、複数の電気部品制御基板に対して、1 種類の制御コマンドを送信するだけでよい。このように、この実施の形態では、遊技の進行に応じて、制御状態が変化したときに、複数の電気部品制御基板に対して同じコマンドを送信することができる。この結果、制御コマンドの種類数を削減することができる。

【 0163 】

なお、制御状態の変化とは、例えば、電気部品制御手段が、制御対象の動作 (例えば、可変表示装置 9 の表示状態、各種ランプ・ LED の点灯パターン、スピーカ 27 からの音発生パターン) を変更する必要があると判断することである。

【 0164 】

また、各制御コマンドは、電気部品制御基板に搭載されている電気部品制御手段が認識

10

20

30

40

50

可能に1回だけ送信される。認識可能とは、この例では、INT信号のレベルが変化することであり、認識可能に1回だけ送信されるとは、この例では、コマンドデータの1バイト目および2バイト目のそれぞれに応じてINT信号が1回だけパルス状(矩形波状)に出力されることである。

【0165】

次に、メイン処理におけるスイッチ処理(ステップS21)の具体例を説明する。この実施の形態では、各スイッチの検出信号のオン状態が所定時間継続すると、確かにスイッチがオンしたと判定されスイッチオンに対応した処理が開始される。所定時間を計測するために、スイッチタイマが用いられる。スイッチタイマは、バックアップRAM領域に形成された1バイトのカウンタであり、検出信号がオン状態を示している場合に2ms毎に+1される。図25に示すように、スイッチタイマは検出信号の数N(クリアスイッチ921の検出信号を除く)だけ設けられている。この実施の形態ではN=12である。また、RAM55において、各スイッチタイマのアドレスは、入力ポートのビット配列順(図14に示された上から下への順)と同じ順序で並んでいる。

10

【0166】

図26は、遊技制御処理におけるステップS21のスイッチ処理の処理例を示すフローチャートである。なお、スイッチ処理は、図16に示すように遊技制御処理において最初に実行される。スイッチ処理において、CPU56は、まず、入力ポート0に入力されているデータを入力する(ステップS101)。次いで、処理数として「8」を設定し(ステップS102)、入賞口スイッチ33aのためのスイッチタイマのアドレスをポインタにセットする(ステップS103)。そして、スイッチチェック処理サブルーチンをコールする(ステップS104)。

20

【0167】

図27は、スイッチチェック処理サブルーチンを示すフローチャートである。スイッチチェック処理サブルーチンにおいて、CPU56は、ポート入力データ、この場合には入力ポート0からの入力データを「比較値」として設定する(ステップS121)。また、クリアデータ(00)をセットする(ステップS122)。そして、ポインタ(スイッチタイマのアドレスが設定されている)が指すスイッチタイマをロードするとともに(ステップS123)、比較値を右(上位ビットから下位ビットへの方向)にシフトする(ステップS124)。比較値には入力ポート0のデータ設定されている。そして、この場合には、入賞口スイッチ33aの検出信号がキャリーフラグに押し出される。

30

【0168】

キャリーフラグの値が「1」であれば(ステップS125)、すなわち入賞口スイッチ33aの検出信号がオン状態であれば、スイッチタイマの値を1加算する(ステップS127)。加算後の値が0でなければ加算値をスイッチタイマに戻す(ステップS128, S129)。加算後の値が0になった場合には加算値をスイッチタイマに戻さない。すなわち、スイッチタイマの値が既に最大値(255)に達している場合には、それよりも値を増やさない。

【0169】

キャリーフラグの値が「0」であれば、すなわち入賞口スイッチ33aの検出信号がオフ状態であれば、スイッチタイマにクリアデータをセットする(ステップS126)。すなわち、スイッチがオフ状態であれば、スイッチタイマの値が0に戻る。

40

【0170】

その後、CPU56は、ポインタ(スイッチタイマのアドレス)を1加算するとともに(ステップS130)、処理数を1減算する(ステップS131)。処理数が0になつていなければステップS122に戻る。そして、ステップS122～S132の処理が繰り返される。

【0171】

ステップS122～S132の処理は、処理数分すなわち8回繰り返され、その間に、入力ポート0の8ビットに入力されるスイッチの検出信号について、順次、オン状態かオ

50

フ状態か否かのチェック処理が行われ、オン状態であれば、対応するスイッチタイマの値が1増やされる。

【0172】

CPU56は、スイッチ処理のステップS105において、入力ポート1に入力されているデータを入力する。次いで、処理数として「4」を設定し(ステップS106)、賞球カウントスイッチ301Aのためのスイッチタイマのアドレスをポインタにセットする(ステップS107)。そして、スイッチチェック処理サブルーチンをコールする(ステップS108)。

【0173】

スイッチチェック処理サブルーチンでは、上述した処理が実行されるので、ステップS122～S132の処理が、処理数分すなわち4回繰り返され、その間に、入力ポート1の4ビットに入力されるスイッチの検出信号について、順次、オン状態かオフ状態か否かのチェック処理が行われ、オン状態であれば、対応するスイッチタイマの値が1増やされる。

【0174】

なお、この実施の形態では、遊技制御処理が2ms毎に起動されるので、スイッチ処理も2msに1回実行される。従って、スイッチタイマは、2ms毎に+1される。

【0175】

図28～図30は、遊技制御処理におけるステップS32の賞球処理の一例を示すフローチャートである。この実施の形態では、賞球処理では、賞球払出の対象となる入賞口スイッチ33a, 24a, 29a, 30a、カウントスイッチ23および始動口スイッチ14aが確実にオンしたか否か判定されるとともに、オンしたら賞球個数を示す払出制御コマンドが払出制御基板37に送信されるように制御し、また、満タンスイッチ48および球切れスイッチ187が確実にオンしたか否か判定されるとともに、オンしたら所定の払出制御コマンドが払出制御基板37に送信されるように制御する等の処理が行われる。

【0176】

賞球処理において、CPU56は、入力判定値テーブルのオフセットとして「1」を設定し(ステップS150)、スイッチタイマのアドレスのオフセットとして「9」を設定する(ステップS151)。入力判定値テーブル(図32参照)のオフセット「1」は、入力判定値テーブルの2番目のデータ「50」を使用することを意味する。また、各スイッチタイマは、図15に示された入力ポートのビット順と同順に並んでいるので、スイッチタイマのアドレスのオフセット「9」は満タンスイッチ48に対応したスイッチタイマが指定されることを意味する。そして、スイッチオンチェックルーチンがコールされる(ステップS152)。

【0177】

入力判定値テーブルとは、各スイッチについて、連続何回のオンが検出されたら確かにスイッチがオンしたと判定するための判定値が設定されているROM領域である。入力判定値テーブルの構成例は図32に示されている。図32に示すように、入力判定値テーブルには、上から順に、すなわちアドレス値が小さい領域から順に、「2」、「50」、「250」、「30」、「250」、「1」の判定値が設定されている。また、スイッチオンチェックルーチンでは、入力判定値テーブルの先頭アドレスとオフセット値とで決まるアドレスに設定されている判定値と、スイッチタイマの先頭アドレスとオフセット値とで決まるスイッチタイマの値とが比較され、一致した場合には、例えばスイッチオンフラグがセットされる。

【0178】

スイッチオンチェックルーチンの一例が図31に示されている。スイッチオンチェックルーチンにおいて、満タンスイッチ48に対応するスイッチタイマの値が満タンスイッチオン判定値「50」に一致していればスイッチオンフラグがセットされるので(ステップS153)、満タンフラグがセットされる(ステップS154)。なお、図28には明示されていないが、満タンスイッチ48に対応したスイッチタイマの値が0になると、満タ

10

20

30

40

50

ンフラグはリセットされる。

【0179】

また、CPU56は、入力判定値テーブルのオフセットとして「2」を設定し(ステップS156)、スイッチタイマのアドレスのオフセットとして「0A(H)」を設定する(ステップS157)。入力判定値テーブルのオフセット「2」は、入力判定値テーブルの3番目のデータ「250」を使用することを意味する。また、各スイッチタイマは、図14に示された入力ポートのビット順と同順に並んでいるので、スイッチタイマのアドレスのオフセット「0A(H)」は球切れスイッチ187に対応したスイッチタイマが指定されることを意味する。そして、スイッチオンチェックルーチンがコールされる(ステップS158)。

10

【0180】

スイッチオンチェックルーチンにおいて、球切れスイッチ187に対応するスイッチタイマの値が球切れスイッチオン判定値「250」に一致していればスイッチオンフラグがセットされるので(ステップS159)、球切れフラグがセットされる(ステップS160)。なお、図28には明示されていないが、球切れスイッチ187に対応したスイッチオフタイマが用意され、その値が50になると、球切れフラグはリセットされる。

【0181】

そして、CPU56は、払出停止状態であるか否か確認する(ステップS201)。払出停止状態は、払出制御基板37に対して払出を停止すべき状態であることを指示する払出制御コマンドである払出停止状態指定コマンドを送信した後の状態である。払出停止状態でなければ、上述した球切れ状態フラグまたは満タンフラグがオンになったか否かを確認する(ステップS202)。

20

【0182】

いずれかがオン状態に変化したときには、払出停止状態指定コマンドに関するコマンド送信テーブルをセットし(ステップS203)、コマンドセット処理をコールする(ステップS206)。ステップS203では、払出停止状態指定コマンドの払出制御コマンドが格納されているコマンド送信テーブル(ROM)の先頭アドレスが、コマンド送信テーブルのアドレスとして設定される。払出停止状態指定コマンドに関するコマンド送信テーブルには、後述するINTデータ、払出制御コマンドの1バイト目のデータ、および払出制御コマンドの2バイト目のデータが設定されている。なお、ステップS202において、いずれか一方のフラグが既にオン状態であったときに他方のフラグがオン状態になったときには、コマンド送信制御処理(ステップS203)は行われない。

30

【0183】

また、払出停止状態であれば、球切れ状態フラグおよび満タンフラグがともにオフ状態になったか否かを確認する(ステップS204)。ともにオフ状態となったときには、払出可能状態指定コマンドに関するコマンド送信テーブルをセットし(ステップS205)、コマンドセット処理をコールする(ステップS207)。ステップS205では、払出可能状態指定コマンドの払出制御コマンドが格納されているコマンド送信テーブル(ROM)の先頭アドレスが、コマンド送信テーブルのアドレスとして設定される。払出可能状態指定コマンドに関するコマンド送信テーブルには、後述するINTデータ、払出制御コマンドの1バイト目のデータ、および払出制御コマンドの2バイト目のデータが設定されている。

40

【0184】

さらに、CPU56は、入力判定値テーブルのオフセットとして「0」を設定し(ステップS221)、スイッチタイマのアドレスのオフセットとして「0」を設定する(ステップS222)。入力判定値テーブルのオフセット「0」は、入力判定値テーブルの最初のデータを使用することを意味する。また、各スイッチタイマは、図14に示された入力ポートのビット順と同順に並んでいるので、スイッチタイマのアドレスのオフセット「0」は入賞口スイッチ33aに対応したスイッチタイマが指定されることを意味する。また、繰り返し数として「4」をセットする(ステップS223)。そして、スイッチオンチ

50

エックルーチンがコールされる（ステップS224）。

【0185】

スイッチオンチェックルーチンにおいて、CPU56は、入力判定値テーブル（図32参照）の先頭アドレスを設定する（ステップS281）。そして、そのアドレスにオフセットを加算し（ステップS282）、加算後のアドレスからスイッチオン判定値をロードする（ステップS283）。

【0186】

次いで、CPU56は、スイッチタイマの先頭アドレスを設定し（ステップS284）、そのアドレスにオフセットを加算し（ステップS285）、加算後のアドレスからスイッチタイマの値をロードする（ステップS286）。各スイッチタイマは、図14に示された入力ポートのビット順と同順に並んでいるので、スイッチに対応したスイッチタイマの値がロードされる。

【0187】

そして、CPU56は、ロードしたスイッチタイマの値とスイッチオン判定値とを比較する（ステップS287）。それらが一致すれば、スイッチオンフラグをセットする（ステップ128）。

【0188】

この場合には、スイッチオンチェックルーチンにおいて、入賞口スイッチ33aに対応するスイッチタイマの値がスイッチオン判定値「2」に一致していればスイッチオンフラグがセットされる（ステップS225）。そして、スイッチチェックオンルーチンは、スイッチタイマのアドレスのオフセットが更新されつつ（ステップS230）、最初に設定された繰り返し数分だけ実行されるので（ステップS228, S229）、結局、入賞口スイッチ33a, 24a, 29a, 30aについて、対応するスイッチタイマの値がスイッチオン判定値「2」と比較されることになる。

【0189】

スイッチオンフラグがセットされたら、払い出すべき賞球個数としての「10」をリングバッファに設定する（ステップS226）。そして、総賞球数格納バッファの格納値に10を加算する（ステップS227）。なお、リングバッファにデータを書き込んだときには、書き込んできた領域をインクリメントし、リングバッファの最後の領域にデータを書き込まれたときには、書き込んできた領域を、リングバッファの最初の領域を指すように更新する。

【0190】

総賞球数格納バッファは、払出制御手段に対して指示した賞球個数の累積値（ただし、払い出しがなされると減算される）が格納されるバッファであり、バックアップRAMに形成されている。なお、この実施の形態では、リングバッファにデータを書き込んだ時点で総賞球数格納バッファの格納値に対する加算処理が行われるが、払い出すべき賞球個数を指示する払出制御コマンドを出力ポートに出力した時点で総賞球数格納バッファの格納値に対する、出力する払出制御コマンドに対応した賞球数の加算処理を行ってもよい。

【0191】

次に、CPU56は、入力判定値テーブルのオフセットとして「0」を設定し（ステップS231）、スイッチタイマのアドレスのオフセットとして「4」を設定する（ステップS232）。入力判定値テーブルのオフセット「0」は、入力判定値テーブルの最初のデータを使用することを意味する。また、各スイッチタイマは、図14に示された入力ポートのビット順と同順に並んでいるので、スイッチタイマのアドレスのオフセット「4」は始動口スイッチ14aに対応したスイッチタイマが指定されることを意味する。そして、スイッチオンチェックルーチンがコールされる（ステップS233）。

【0192】

スイッチオンチェックルーチンにおいて、始動口スイッチ14aに対応するスイッチタイマの値がスイッチオン判定値「2」に一致していればスイッチオンフラグがセットされる（ステップS234）。スイッチオンフラグがセットされたら、払い出すべき賞球個数としての「6」をリングバッファに設定する（ステップS235）。また、総賞球数格納

10

20

30

40

50

バッファの格納値に 6 を加算する（ステップ S 2 3 6）。

【0193】

次いで、CPU56 は、入力判定値テーブルのオフセットとして「0」を設定し（ステップ S 2 4 1）、スイッチタイマのアドレスのオフセットとして「5」を設定する（ステップ S 2 4 2）。入力判定値テーブルのオフセット「0」は、入力判定値テーブルの最初のデータを使用することを意味する。また、各スイッチタイマは、図 15 に示された入力ポートのビット順と同順に並んでいるので、スイッチタイマのアドレスのオフセット「5」はカウントスイッチ 2 3 に対応したスイッチタイマが指定されることを意味する。そして、スイッチオンチェックルーチンがコールされる（ステップ S 2 4 3）。

【0194】

スイッチオンチェックルーチンにおいて、カウントスイッチ 2 3 に対応するスイッチタイマの値がスイッチオン判定値「2」に一致していればスイッチオンフラグがセットされる（ステップ S 2 4 4）。スイッチオンフラグがセットされたら、払い出すべき賞球個数としての「15」をリングバッファに設定する（ステップ S 2 4 5）。また、総賞球数格納バッファの格納値に 15 を加算する（ステップ S 2 4 6）。

【0195】

そして、リングバッファにデータが存在する場合には（ステップ S 2 4 7）、読出ポインタが指すリングバッファの内容を送信バッファにセットするとともに（ステップ S 2 4 8）、読出ポインタの値を更新（リングバッファの次の領域を指すように更新）し（ステップ S 2 4 9）、賞球個数に関するコマンド送信テーブルをセットし（ステップ S 2 5 0）、コマンドセット処理をコールする（ステップ S 2 5 1）。コマンドセット処理の動作については後で詳しく説明する。

【0196】

ステップ S 2 5 0 では、賞球個数に関する払出制御コマンドが格納されているコマンド送信テーブル（ROM）の先頭アドレスが、コマンド送信テーブルのアドレスとして設定される。賞球個数に関するコマンド送信テーブルには、後述する INT データ（01（H））、払出制御コマンドの 1 バイト目のデータ（F0（H））、および払出制御コマンドの 2 バイト目のデータが設定されている。ただし、2 バイト目のデータとして「80（H）」が設定されている。

【0197】

以上のように、遊技制御手段から払出制御基板 3 7 に賞球個数を指示する払出制御コマンドを出力しようとするときに、賞球個数に関するコマンド送信テーブルのアドレス設定と送信バッファの設定とが行われる。そして、コマンドセット処理によって、賞球個数に関するコマンド送信テーブルと送信バッファの設定内容とともにとづいて払出制御コマンドが払出制御基板 3 7 に送信される。なお、ステップ S 2 4 7 において、書込ポインタと読出ポインタとの差によってデータがあるか否か確認することができるが、リングバッファ内の未処理のデータ個数を示すカウンタを設け、カウント値によってデータがあるか否か確認するようにしてもよい。

【0198】

そして、総賞球数格納バッファの内容が 0 でない場合、すなわち、まだ賞球残がある場合には、CPU56 は、賞球払出中フラグをオンする（ステップ S 2 5 2, S 2 5 3）。

【0199】

また、CPU56 は、賞球払出中フラグがオンしているときには（ステップ S 2 5 4）、球払出装置 9 7 から実際に払い出された賞球個数を監視して総賞球数格納バッファの格納値を減算する賞球個数減算処理を行う（ステップ S 2 5 5）。なお、賞球払出中フラグがオンからオフに変化したときには、ランプ制御基板 3 5 に対して、賞球ランプ 5 1 の点灯を指示するランプ制御コマンドが送信される。

【0200】

以上に説明したように、この実施の形態では、払い出される遊技球の不足が検知されたとき（球切れ時）にも、下皿満タンで遊技球を払い出すべきでないときにも、同一のコマ

10

20

30

40

50

ンドである払出停止状態指定コマンドが遊技制御手段から払出制御手段に通知される（図28参照）。すなわち、払出停止をすべき条件が異なっていても、共通のコマンドが遊技制御手段から払出制御手段に送信される。換言すれば、遊技媒体の払出の完了とは異なる複数の払出停止条件のうち、いずれの条件が成立したときでも共通の制御コマンドによって払出制御手段に対して払出が可能な状態でないことが指令される。そして、払出制御手段は、払出停止状態指定コマンドを受信すると遊技球の払出を停止する。

【0201】

いずれの払出停止条件が成立したときでも共通の制御コマンドによって払出制御手段に対して払出が可能な状態でないことを指令できるので、遊技制御手段から払出制御手段に対する情報伝達に関する負荷が低減される。その結果、遊技制御手段におけるプログラム容量が節減されて遊技制御に回せるプログラム容量が増える等の利点が生ずる。10

【0202】

なお、後述するように、払出制御手段は、払出停止状態指定コマンドを受信すると、賞球としての球払出と球貸しとしての球払出とをともに停止させる。また、払出可能状態指定コマンドを受信すると、賞球としての球払出と球貸しとしての球払出とをともに可能な状態とする。しかし、遊技制御手段から払出制御手段に対して、賞球としての球払出を停止または再開させる払出制御コマンドと、球貸しとしての球払出を停止または再開させる払出制御コマンドとを、別の制御コマンドとして送信するようにしてもよい。

【0203】

また、この実施の形態では、払出停止中であっても（ステップS201, S204）、ステップS221～S251の処理が実行される。すなわち、遊技制御手段は、払出停止状態であっても、賞球個数を指示するための払出制御コマンドを送信することができる。すなわち、賞球個数を指示するためのコマンドが、払出停止状態であっても払出制御手段に伝達され、払出停止状態が解除されたときに、早めに賞球払出を開始することができる。また、遊技制御手段において、払出停止状態における入賞にもとづく賞球個数を記憶するための大きな記憶領域は必要とされない。20

【0204】

次に、遊技制御手段から各電気部品制御手段に対する制御コマンドの送信方式について説明しておく。遊技制御手段から他の電気部品制御基板（サブ基板）に制御コマンドを出力しようとするときに、コマンド送信テーブルの先頭アドレスの設定が行われる。図33（A）は、コマンド送信テーブルの一構成例を示す説明図である。1つのコマンド送信テーブルは3バイトで構成され、1バイト目にはINTデータが設定される。また、2バイト目のコマンドデータ1には、制御コマンドの1バイト目のMODEデータが設定される。そして、3バイト目のコマンドデータ2には、制御コマンドの2バイト目のEXTデータが設定される。30

【0205】

なお、EXTデータそのものがコマンドデータ2の領域に設定されてもよいが、コマンドデータ2には、EXTデータが格納されているテーブルのアドレスを指定するためのデータが設定されるようにしてもよい。例えば、コマンドデータ2のビット7（ワークエリア参照ビット）が0であれば、コマンドデータ2にEXTデータそのものが設定されていることを示す。また、コマンドデータ2のビット7（ワークエリア参照ビット）が1であれば、所定のアドレステーブル（コマンド拡張データアドレステーブル）内のアドレスが指す領域に格納されているデータがEXTデータとして使用されることを示す。例えば、払出制御コマンドの場合には、ワークエリア参照ビットが1であり、EXTデータとして、送信バッファの内容が使用される。40

【0206】

図33（B）INTデータの一構成例を示す説明図である。INTデータにおけるビット0は、払出制御基板37に払出制御コマンドを送信すべきか否かを示す。ビット0が「1」であるならば、払出制御コマンドを送信すべきことを示す。

【0207】

50

この実施の形態では、各電気部品制御主基板に送信される各制御コマンドについて、それぞれコマンド送信テーブルが用意され、制御コマンドを送信する前に、使用すべきコマンド送信テーブルのアドレスが設定される。また、複数のコマンド送信テーブルを1つのテーブルとして用意してもよい。例えば、図33(C)に示すように、複数の制御コマンドを格納することが可能な複数のコマンド送信テーブルを含む1個のテーブルが用意する。その場合、CPU56は、例えば、表示制御コマンド制御処理において、ポインタが差しているコマンド送信テーブルから、INTデータ、コマンドデータ1およびコマンドデータ2を設定し、表示制御コマンドを送信する。そして、ポインタを更新する。その後、ポインタが指定するコマンド送信テーブルが終了コードを示すまで、表示制御コマンドの送信処理を繰り返す。

10

【0208】

図34は、コマンドセット処理の処理例を示すフローチャートである。コマンドセット処理は、コマンド出力処理とINT信号出力処理とを含む処理である。コマンドセット処理において、CPU56は、まず、コマンド送信テーブルのアドレスをスタック等に退避する(ステップS331)。そして、ポインタが指していたコマンド送信テーブルのINTデータを引数1にロードする(ステップS332)。引数1は、後述するコマンド送信処理に対する入力情報になる。また、コマンド送信テーブルを指すアドレスを+1する(ステップS333)。従って、コマンド送信テーブルを指すアドレスは、コマンドデータ1のアドレスに一致する。

20

【0209】

次いで、CPU56は、コマンドデータ1を読み出して引数2に設定する(ステップS334)。引数2も、後述するコマンド送信処理に対する入力情報になる。そして、コマンド送信処理ルーチンをコールする(ステップS335)。

【0210】

図35は、コマンド送信処理ルーチンを示すフローチャートである。コマンド送信処理ルーチンにおいて、CPU56は、まず、引数1に設定されているデータすなわちINTデータを、比較値として決められているワークエリアに設定する(ステップS351)。次いで、送信回数=4を、処理数として決められているワークエリアに設定する(ステップS352)。そして、ポート1のアドレスをI/Oアドレスにセットする(ステップS353)。この実施の形態では、ポート1のアドレスは派出制御コマンドデータを出力するための出力ポートのアドレスであり、ポート2~4のアドレスが、表示制御コマンド、ランプ制御コマンドデータ、音制御コマンドデータを出力するための出力ポートのアドレスである。

30

【0211】

次に、CPU56は、比較値を1ビット右にシフトする(ステップS354)。シフト処理の結果、キャリービットが1になったか否か確認する(ステップS355)。キャリービットが1になったということは、INTデータにおける最も右側のビットが「1」であったことを意味する。この実施の形態では4回のシフト処理が行われるのであるが、例えば、表示制御コマンドを送信すべきことが指定されているときには、2回目のシフト処理でキャリービットが1になる。

40

【0212】

キャリービットが1になった場合には、引数2に設定されているデータ、この場合にはコマンドデータ1(すなわちMODEデータ)を、I/Oアドレスとして設定されているアドレスに出力する(ステップS356)。2回目のシフト処理が行われたときにはI/Oアドレスにポート2のアドレスが設定されているので、そのときに、表示制御コマンドのMODEデータがポート2に出力される。

【0213】

次いで、CPU56は、I/Oアドレスを1加算するとともに(ステップS357)、処理数を1減算する(ステップS358)。加算前にポート2を示していた場合には、I/Oアドレスに対する加算処理によって、I/Oアドレスにはポート3のアドレスが設定される

50

。ポート3は、ランプ制御コマンドを出力するためのポートである。そして、CPU56は、処理数の値を確認し(ステップS359)、値が0になつていなければ、ステップS354に戻る。ステップS354で再度シフト処理が行われる。

【0214】

2回目のシフト処理ではINTデータにおけるビット1の値が押し出され、ビット1の値に応じてキャリーフラグが「1」または「0」になる。従って、表示制御コマンドを送信すべきことが指定されているか否かのチェックが行われる。同様に、3回目および4回目のシフト処理によって、ランプ制御コマンドおよび音制御コマンドを送信すべきことが指定されているか否かのチェックが行われる。このように、それぞれのシフト処理が行われるときに、I/Oアドレスには、シフト処理によってチェックされるコマンド(拡出制御コマンド、表示制御コマンド、ランプ制御コマンド、音制御コマンド)に対応したI/Oアドレスが設定されている。

10

【0215】

よつて、キャリーフラグが「1」になつたときには、対応する出力ポート(ポート1～ポート4)に制御コマンドが送信される。すなわち、1つの共通モジュールで、各電気部品制御手段に対するコマンドの送信処理(出力処理)を行うことができる。

【0216】

また、このように、シフト処理のみによってどの電気部品制御手段に対して制御コマンドを出力すべきかが判定されるので、いずれの電気部品制御手段に対して制御コマンドを出力すべきか判定する処理が簡略化されている。

20

【0217】

次に、CPU56は、シフト処理開始前のINTデータが格納されている引数1の内容を読み出し(ステップS360)、読み出したデータをポート0に出力する(ステップS361)。この実施の形態では、ポート0のアドレスは、各制御信号についてのINT信号を出力するためのポートであり、ポート0のビット0～4が、それぞれ、拡出制御INT信号、表示制御INT信号、ランプ制御INT信号、音制御INT信号を出力するためのポートである。INTデータでは、ステップS351～S359の処理で出力された制御コマンド(拡出制御コマンド、表示制御コマンド、ランプ制御コマンド、音制御コマンド)に応じたINT信号の出力ビットに対応したビットが「1」になつてゐる。従つて、ポート1～ポート4のいずれかに出力された制御コマンド(拡出制御コマンド、表示制御コマンド、ランプ制御コマンド、音制御コマンド)に対応したINT信号がオフ状態(ローレベル)になる。

30

【0218】

次いで、CPU56は、ウェイトカウンタに所定値を設定し(ステップS362)、その値が0になるまで1ずつ減算する(ステップS363, S364)。ウェイトカウンタの値が0になると、クリアデータ(00)を設定して(ステップS365)、そのデータをポート0に出力する(ステップS366)。よつて、INT信号はオフ状態になる。そして、ウェイトカウンタに所定値を設定し(ステップS362)、その値が0になるまで1ずつ減算する(ステップS368, S369)。

40

【0219】

以上のようにして、制御コマンドの1バイト目のMODEデータが送信される。そこで、CPU56は、図34に示すステップS336で、コマンド送信テーブルを指す値を1加算する。従つて、3バイト目のコマンドデータ2の領域が指定される。CPU56は、指し示されたコマンドデータ2の内容を引数2にロードする(ステップS337)。また、コマンドデータ2のビット7(ワークエリア参照ビット)の値が「0」であるか否か確認する(ステップS338)。0でなければ、コマンド拡張データアドレステーブルの先頭アドレスをポインタにセットし(ステップS339)、そのポインタにコマンドデータ2のビット6～ビット0の値を加算してアドレスを算出する(ステップS340)。そして、そのアドレスが指すエリアのデータを引数2にロードする(ステップS341)。

【0220】

50

コマンド拡張データアドレステーブルには、電気部品制御手段に送信されうる E X T データが順次設定されている。よって、以上の処理によって、ワークエリア参照ビットの値が「1」であれば、コマンドデータ2の内容に応じたコマンド拡張データアドレステーブル内の E X T データが引数2にロードされ、ワークエリア参照ビットの値が「0」であれば、コマンドデータ2の内容がそのまま引数2にロードされる。なお、コマンド拡張データアドレステーブルから E X T データが読み出される場合でも、そのデータのビット7は「0」である。

【 0 2 2 1 】

次に、C P U 5 6 は、コマンド送信処理ルーチンをコールする（ステップS 3 4 2）。従って、M O D E データの送信の場合と同様のタイミングで E X T データが送信される。
その後、C P U 5 6 は、コマンド送信テーブルのアドレスを復帰し（ステップS 3 4 3）、コマンド送信テーブルを指す読出ポインタの値を更新する（ステップS 3 4 4）。そして、さらに送信すべきコマンドがあれば（ステップS 3 4 5）、ステップS 3 3 1 に戻る。

10

【 0 2 2 2 】

以上のようにして、2バイト構成の制御コマンド（払出制御コマンド、表示制御コマンド、ランプ制御コマンド、音制御コマンド）が、対応する電気部品制御手段に送信される。電気部品制御手段ではI N T 信号のレベル変化を検出すると制御コマンドの取り込み処理を開始するのであるが、いずれの電気部品制御手段についても、取り込み処理が完了する前に遊技制御手段からの新たな信号が信号線に出力されることはない。すなわち、表示制御手段等の各電気部品制御手段において、確実なコマンド受信処理が行われる。なお、I N T 信号の極性を図20に示された場合と逆にしてもよい。

20

【 0 2 2 3 】

以上のように、コマンドセット処理は、表示制御コマンド、ランプ制御コマンド、音制御コマンドおよび払出制御コマンドのいずれの制御コマンドを送信する際にも使用される共通モジュールである。従って、遊技制御手段が実行する遊技制御プログラムのプログラム容量を節減することができる。

【 0 2 2 4 】

さらに、表示制御コマンド、ランプ制御コマンド、音制御コマンドおよび払出制御コマンドの形態が共通しているので、各制御コマンドを作成する処理も容易にモジュール化することができる。この実施の形態では、各制御コマンドのそれぞれについてのコマンド送信テーブル（図33（A）参照）があらかじめR O Mに設定されていたが、各制御コマンドを送信する際に作成することもできる。例えば、図33（A）に示されたようなコマンド送信テーブルをR A Mに作成した後に、図34に示されたコマンドセット処理を呼び出せばよい。

30

【 0 2 2 5 】

表示制御コマンド、ランプ制御コマンド、音制御コマンドおよび払出制御コマンドのいずれの制御コマンドについてのコマンド送信テーブルも、I N T データ、コマンドデータ1, 2で構成されているので、制御コマンドを作成する共通モジュールとして、いずれかのビットが「1」になっているI N T データと、コマンドデータ1, 2に設定されるべきデータとを入力データとして共通モジュールを呼び出せば、いずれの制御コマンドについても図33に示されたようなコマンド送信テーブルが作成されるように、制御コマンドを作成する共通モジュールを構成することができる。

40

【 0 2 2 6 】

次に、電気部品制御手段の一例として表示制御手段（表示制御用C P U 1 0 1 およびその周辺回路）の動作について説明する。図36は、表示制御手段が実行するメイン処理を示すフローチャートである。表示制御用C P U 1 0 1 は、メイン処理において、まず、レジスタ、ワークエリアを含むR A Mおよび出力ポート等を初期化する初期化処理を実行する（ステップS 4 0 1）。次いで、乱数を生成するためのカウンタ値を更新する処理を行う（ステップS 4 0 2）。そして、主基板31から表示制御コマンドを受信したか否かの

50

確認を行う（ステップ S 4 0 3：コマンド確認処理）。また、受信した表示制御コマンドに応じて、使用するプロセスデータ（表示制御を進行させるためのタイマや表示内容が設定されているデータ）を変更する等の処理であるコマンド実行処理を行う（ステップ S 4 0 4）。なお、主基板 3 1 からの表示制御コマンドは、INT 信号の入力に応じて起動される割込処理で取り込まれ、RAM に形成されている受信コマンドバッファに格納される。

【0227】

その後、この実施の形態では、表示制御用 CPU 1 0 1 は、タイマ割込フラグの監視（ステップ S 4 0 5）を行う。そして、図 3 7 に示すように、タイマ割込が発生すると、表示制御用 CPU 1 0 1 は、タイマ割込フラグをセットする（ステップ S 4 1 1）。メイン処理において、タイマ割込フラグがセットされていたら、表示制御用 CPU 1 0 1 は、そのフラグをクリアするとともに、表示制御プロセス処理およびポート出力処理を行う（ステップ S 4 0 6, S 4 0 7）。

【0228】

次に、主基板 3 1 からの表示制御コマンド受信処理について説明する。図 3 8 は、主基板 3 1 から受信した表示制御コマンドを格納するためのコマンド受信バッファの一構成例を示す説明図である。この例では、2 バイト構成の表示制御コマンドを 6 個格納可能なリングバッファ形式のコマンド受信バッファが用いられる。従って、コマンド受信バッファは、受信コマンドバッファ 1 ~ 1 2 の 1 2 バイトの領域で構成される。そして、受信したコマンドをどの領域に格納するのかを示すコマンド受信個数カウンタが用いられる。コマンド受信個数カウンタは、0 ~ 1 1 の値をとる。

【0229】

図 3 9 は、割込処理による表示制御コマンド受信処理を示すフローチャートである。主基板 3 1 からの表示制御用の INT 信号は表示制御用 CPU 1 0 1 の割込端子に入力されている。例えば、主基板 3 1 からの INT 信号のレベルが変化すると、表示制御用 CPU 1 0 1 において割込がかかる。そして、図 3 9 に示す表示制御コマンドの受信処理が開始される。

【0230】

なお、取込信号としてのパルス状（矩形波状）の INT 信号のレベル変化タイミング（エッジ）で割込が発生するように構成すれば、エッジは立ち上がりエッジであっても立ち下がりエッジであってもよい。いずれにせよ、取込信号としてのパルス状（矩形波状）の INT 信号のレベル変化タイミング（エッジ）で割込が発生するように構成される。このようにすることで、コマンドの取込が指示された段階でいち早くコマンド受信を行うことが可能になる。また、A の期間（図 3 5）が経過するまで INT 信号の出力が待機されるので、INT 信号の出力時に、制御信号 C D 0 ~ C D 7 のライン上のコマンドデータの出力状態は安定している。よって、表示制御手段において、表示制御コマンドは良好に受信される。

【0231】

表示制御コマンドの受信処理において、表示制御用 CPU 1 0 1 は、まず、各レジスタをスタックに退避する（ステップ S 6 7 0）。なお、割込が発生すると表示制御用 CPU 1 0 1 は自動的に割込禁止状態に設定するが、自動的に割込禁止状態にならない CPU を用いている場合には、ステップ S 6 7 0 の処理の実行前に割込禁止命令（D I 命令）を発行することが好ましい。次いで、表示制御コマンドデータの入力に割り当てられている入力ポートからデータを読み込む（ステップ S 6 7 1）。そして、2 バイト構成の表示制御コマンドのうちの 1 バイト目であるか否か確認する（ステップ S 6 7 2）。

【0232】

1 バイト目であるか否かは、受信したコマンドの先頭ビットが「1」であるか否かによって確認される。先頭ビットが「1」であるのは、2 バイト構成である表示制御コマンドのうちの MODE データ（1 バイト目）のはずである（図 1 9 参照）。そこで、表示制御用 CPU 1 0 1 は、先頭ビットが「1」であれば、有効な 1 バイト目を受信したとして、

10

20

30

40

50

受信したコマンドを受信バッファ領域におけるコマンド受信個数カウンタが示す受信コマンドバッファに格納する（ステップS673）。

【0233】

表示制御コマンドのうちの1バイト目でなければ、1バイト目を既に受信したか否か確認する（ステップS674）。既に受信したか否かは、受信バッファ（受信コマンドバッファ）に有効なデータが設定されているか否かによって確認される。

【0234】

1バイト目を既に受信している場合には、受信した1バイトのうちの先頭ビットが「0」であるか否か確認する。そして、先頭ビットが「0」であれば、有効な2バイト目を受信したとして、受信したコマンドを、受信バッファ領域におけるコマンド受信個数カウンタ + 1 が示す受信コマンドバッファに格納する（ステップS675）。先頭ビットが「0」であるのは、2バイト構成である表示制御コマンドのうちのEXTデータ（2バイト目）のはずである（図19参照）。なお、ステップS674における確認結果が1バイト目を既に受信したである場合には、2バイト目として受信したデータのうちの先頭ビットが「0」でなければ処理を終了する。

10

【0235】

ステップS675において、2バイト目のコマンドデータを格納すると、コマンド受信個数カウンタに2を加算する（ステップS676）。そして、コマンド受信カウンタが12以上であるか否か確認し（ステップS677）、12以上であればコマンド受信個数カウンタをクリアする（ステップS678）。その後、退避されていたレジスタを復帰し（ステップS679）、割込許可に設定する（ステップS680）。

20

【0236】

表示制御コマンドは2バイト構成であって、1バイト目（MODE）と2バイト目（EXT）とは、受信側で直ちに区別可能に構成されている。すなわち、先頭ビットによって、MODEとしてのデータを受信したのかEXTとしてのデータを受信したのかを、受信側において直ちに検出できる。よって、上述したように、適正なデータを受信したのか否かを容易に判定することができる。

【0237】

このように、図柄制御基板80には、受信した表示制御コマンドを同時の複数個格納することが可能な格納エリアとしての受信バッファ領域が設けられ、受信バッファ領域における受信コマンドバッファに表示制御コマンドが格納されると、格納アドレスに相当するコマンド受信個数カウンタが更新される。また、受信バッファ領域における最後の受信コマンドバッファに表示制御コマンドが格納されると、コマンド受信個数カウンタの値が0に戻される。すなわち、格納アドレスが受信バッファ領域の先頭アドレスを指すように設定される。

30

【0238】

なお、表示制御用CPU101は、受信バッファ領域における読み出アドレスにもとづいて受信バッファ領域内の表示制御コマンドを読み出す。そして、1個の表示制御コマンドを読み出すと読み出アドレスを更新する。すなわち、次の受信コマンドバッファを指すように更新される。例えば、上述したメイン処理におけるコマンド認識処理において、受信バッファ領域に表示制御コマンドが格納されていることが検出されると、コマンド実行処理において、読み出された表示制御コマンドで指示される表示制御処理を開始する。従って、表示制御手段は、受信した順番に従って読み出アドレスで指示される特定の受信コマンドバッファから表示制御コマンドを読み出し、読み出した表示制御コマンドに応じた表示制御処理を開始する。

40

【0239】

以上のようにして、表示制御手段は、主基板31から送信された表示制御コマンドを受信し、受信した表示制御コマンドに応じた表示制御処理を行うことができる。なお、ここでは、電気部品制御手段の一例として表示制御手段を例にしたが、ランプ制御手段や音制御手段が主基板31からの制御コマンドを受信する場合も、表示制御手段の場合と同様の

50

制御によって受信することができる。

【0240】

次に、電気部品制御手段の他の例である払出制御手段（払出制御用CPU371およびROM, RAM等の周辺回路）の動作を説明する。図40は、この実施の形態における出力ポートの割り当てを示す説明図である。図40に示すように、出力ポートC（アドレス00H）は、払出モータ289に出力される駆動信号等の出力ポートである。また、出力ポートD（アドレス01H）は、7セグメントLEDであるエラー表示LED374に出力される表示制御信号の出力ポートである。そして、出力ポートE（アドレス02H）は、振分ソレノイド310に出力される駆動信号、およびカードユニット50に対するEXS信号とPRDY信号とを出力するための出力ポートである。

10

【0241】

図41は、この実施の形態における入力ポートのピット割り当てを示す説明図である。図41に示すように、入力ポートA（アドレス06H）は、主基板31から送信された払出制御コマンドの8ビットの払出制御信号を取り込むための入力ポートである。また、入力ポートB（アドレス07H）のピット0～1には、それぞれ、賞球カウントスイッチ301Aおよび球貸しカウントスイッチ301Bの検出信号が入力される。ピット2～5には、カードユニット50からのBRDY信号、BREQ信号、VL信号およびクリアスイッチ921の検出信号が入力される。なお、払出制御手段ではクリアスイッチ921を使用しない場合には、その検出信号を入力する必要はない。

20

【0242】

図42は、払出制御手段が実行するメイン処理を示すフローチャートである。メイン処理では、払出制御用CPU371は、まず、必要な初期設定を行う。すなわち、払出制御用CPU371は、まず、割込禁止に設定する（ステップS701）。次に、割込モードを割込モード2に設定し（ステップS702）、スタックポインタにスタックポインタ指定アドレスを設定する（ステップS703）。また、払出制御用CPU371は、内蔵デバイスレジスタの初期化を行い（ステップS704）、CTCおよびPIOの初期化（ステップS705）を行った後に、RAMをアクセス可能状態に設定する（ステップS706）。

30

【0243】

この実施の形態では、内蔵CTCのうちの一つのチャネルがタイマモードで使用される。従って、ステップS704の内蔵デバイスレジスタの設定処理およびステップS705の処理において、使用するチャネルをタイマモードに設定するためのレジスタ設定、割込発生を許可するためのレジスタ設定および割込ベクタを設定するためのレジスタ設定が行われる。そして、そのチャネルによる割込がタイマ割込として用いられる。タイマ割込を例えば2ms毎に発生させたい場合は、初期値として2msに相当する値が所定のレジスタ（時間定数レジスタ）に設定される。

【0244】

なお、タイマモードに設定されたチャネル（この実施の形態ではチャネル3）に設定される割込ベクタは、タイマ割込処理の先頭アドレスに相当するものである。具体的には、Iレジスタに設定された値と割込ベクタとでタイマ割込処理の先頭アドレスが特定される。タイマ割込処理では、払出制御処理が実行される。

40

【0245】

また、内蔵CTCのうちの他の一つのチャネル（この実施の形態ではチャネル2）が、遊技制御手段からの払出制御コマンド受信のための割込発生用のチャネルとして用いられ、そのチャネルがカウンタモードで使用される。従って、ステップS704の内蔵デバイスレジスタの設定処理およびステップS705の処理において、使用するチャネルをカウンタモードに設定するためのレジスタ設定、割込発生を許可するためのレジスタ設定および割込ベクタを設定するためのレジスタ設定が行われる。

【0246】

カウンタモードに設定されたチャネル（チャネル2）に設定される割込ベクタは、後述

50

するコマンド受信割込処理の先頭アドレスに相当するものである。具体的は、Iレジスタに設定された値と割込ベクタとでコマンド受信割込処理の先頭アドレスが特定される。

【0247】

この実施の形態では、拠出制御用CPU371でも割込モード2が設定される。従って、内蔵CTCのカウントアップにもとづく割込処理を使用することができる。また、CTCが送出した割込ベクタに応じた割込処理開始アドレスを設定することができる。

【0248】

CTCのチャネル2(CH2)のカウントアップにもとづく割込は、上述したタイマカウンタレジスタCLK/TRG2の値が「0」になったときに発生する割込である。従って、例えばステップS705において、特定レジスタとしてのタイマカウンタレジスタCLK/TRG2に初期値「1」が設定される。さらに、CLK/TRG2端子に入力される信号の立ち上がりまたは立ち下がりで特定レジスタとしてのタイマカウンタレジスタCLK/TRG2のカウント値が-1されるのであるが、所定の特定レジスタの設定によって、立ち上がり/立ち下がりの選択を行うことができる。この実施の形態では、CLK/TRG2端子に入力される信号の立ち上がりで、タイマカウンタレジスタCLK/TRG2のカウント値が-1されるような設定が行われる。

10

【0249】

また、CTCのチャネル3(CH3)のカウントアップにもとづく割込は、CPUの内部クロック(システムクロック)をカウントダウンしてレジスタ値が「0」になったら発生する割込であり、後述する2msタイマ割込として用いられる。具体的には、CPU371の動作クロックを分周したクロックがCTCに与えられ、クロックの入力によってレジスタの値が減算され、レジスタの値が0になるとタイマ割込が発生する。例えば、CH3のレジスタ値はシステムクロックの1/256周期で減算される。分周したクロックにもとづいて減算が行われるので、レジスタの初期値は大きくならない。ステップS705において、CH3のレジスタには、初期値として2msに相当する値が設定される。

20

【0250】

CTCのCH2のカウントアップにもとづく割込は、CH3のカウントアップにもとづく割込よりも優先順位が高い。従って、同時にカウントアップが生じた場合に、CH2のカウントアップにもとづく割込、すなわち、コマンド受信割込処理の実行契機となる割込の方が優先される。

30

【0251】

次いで、拠出制御用CPU371は、入力ポートB(図41参照)を介して入力されるクリアスイッチ921の出力信号の状態を1回だけ確認する(ステップS707)。その確認においてオンを検出した場合には、拠出制御用CPU371は、通常の初期化処理を実行する(ステップS711～ステップS713)。クリアスイッチ921がオンである場合(押下されている場合)には、ローレベルのクリアスイッチ信号が出力されている。なお、入力ポート372では、クリアスイッチ信号のオン状態はハイレベルである。また、拠出制御手段においては、ステップS707の判定を行わなくてもよい。

【0252】

なお、拠出制御用CPU371も、主基板31のCPU56と同様に、スイッチの検出信号のオン判定を行う場合には、例えば、オン状態が少なくとも2ms(2ms毎に起動される処理の1回目の処理における検出直前に検出信号がオンした場合)継続しないとスイッチオンとは見なさないが、クリアスイッチ921のオン検出の場合には、1回のオン判定でオン/オフが判定される。すなわち、初期化操作手段としてのクリアスイッチ921が所定の操作状態であるか否かを拠出制御用CPU371が判定するための初期化要求検出判定期間は、遊技媒体検出手段としての賞球カウントスイッチ等が遊技媒体を検出したことを判定するための遊技媒体検出判定期間とは異なる期間とされている。

40

【0253】

クリアスイッチ921がオンの状態でない場合には、拠出制御用CPU371は、拠出制御用のバックアップRAM領域にバックアップデータが存在しているか否かの確認を行

50

う（ステップS708）。例えば、主基板31のCPU56の処理と同様に、遊技機への電力供給停止時にセットされるバックアップフラグがセット状態になっているか否かによって、バックアップデータが存在しているか否か確認する。バックアップフラグがセット状態になっている場合には、バックアップデータありと判断する。

【0254】

バックアップありを確認したら、払出制御用CPU371は、バックアップRAM領域のデータチェック（この例ではparityチェック）を行う。不測の停電等の電力供給の停止が生じた後に復旧した場合には、バックアップRAM領域のデータは保存されていたはずであるから、チェック結果は正常になる。チェック結果が正常でない場合には、内部状態を電力供給の停止時の状態に戻すことができないので、不足の停電等からの復旧時ではなく電源投入時に実行される初期化処理を実行する。

10

【0255】

チェック結果が正常であれば（ステップS709）、払出制御用CPU371は、内部状態を電力供給停止時の状態に戻すための払出状態復旧処理を行う（ステップS710）。そして、バックアップRAM領域に保存されていたPC（プログラムカウンタ）の指すアドレスに復帰する。

【0256】

初期化処理では、払出制御用CPU371は、まず、RAMクリア処理を行う（ステップS711）。そして、2ms毎に定期的にタイマ割込がかかるように払出制御用CPU371に設けられているCTCのレジスタの設定が行われる（ステップS712）。すなわち、初期値として2msに相当する値が所定のレジスタ（時間定数レジスタ）に設定される。そして、初期設定処理のステップS701において割込禁止とされているので、初期化処理を終える前に割込が許可される（ステップS713）。

20

【0257】

この実施の形態では、払出制御用CPU371の内蔵CTCが繰り返しタイマ割込を発生するように設定される。この実施の形態では、繰り返し周期は2msに設定される。そして、タイマ割込が発生すると、図43に示すように、タイマ割込があったことを示すタイマ割込フラグがセットされる（ステップS772）。そして、メイン処理において、タイマ割込フラグがセットされたことが検出されたら（ステップS714）、タイマ割込フラグがリセットされるとともに（ステップS751）、払出制御処理（ステップS751～S760）が実行される。

30

【0258】

なお、タイマ割込では、図43に示すように、最初に割込許可状態に設定される（ステップS771）。よって、タイマ割込処理中では割込許可状態になり、INT信号の入力にもとづく払出制御コマンド受信処理を優先して実行することができる。

【0259】

払出制御処理において、払出制御用CPU371は、まず、入力ポート372bに入力される賞球カウントスイッチ301Aや球貸しカウントスイッチ301B等のスイッチがオンしたか否かを判定する（スイッチ処理：ステップS752）。

40

【0260】

次に、払出制御用CPU371は、主基板31から払出停止状態指定コマンドを受信していたら払出停止状態に設定し、払出可能状態指定コマンドを受信していたら払出停止状態の解除を行う（払出停止状態設定処理：ステップS753）。また、受信した払出制御コマンドを解析し、解析結果に応じた処理を実行する（コマンド解析実行処理：ステップS754）。さらに、プリペイドカードユニット制御処理を行う（ステップS755）。

【0261】

次いで、払出制御用CPU371は、球貸し要求に応じて貸し球を払い出す制御を行う（ステップS756）。このとき、払出制御用CPU371は、振分ソレノイド310によって球振分部材311を球貸し側に設定する。

【0262】

50

さらに、払出制御用CPU371は、総合個数記憶に格納された個数の賞球を払い出す賞球制御処理を行う（ステップS757）。このとき、払出制御用CPU371は、振分ソレノイド310によって球振分部材311を賞球側に設定する。そして、出力ポート372cおよび中継基板72を介して球払出装置97の払出機構部分における払出モータ289に対して駆動信号を出力し、所定の回転数分払出モータ289を回転させる払出モータ制御処理を行う（ステップS758）。

【0263】

なお、この実施の形態では、払出モータ289としてステッピングモータが用いられ、それらを制御するために1-2相励磁方式が用いられる。従って、具体的には、払出モータ制御処理において、8種類の励磁パターンデータが繰り返し払出モータ289に出力される。また、この実施の形態では、各励磁パターンデータが4msずつ出力される。

【0264】

次いで、エラー検出処理が行われ、その結果に応じてエラー表示LED374に所定の表示を行う（エラー処理：ステップS759）。また、遊技機外部に出力される球貸し個数信号を出力する処理等を行う（出力処理：ステップS760）。

【0265】

なお、図40に示す出力ポートCは、払出制御処理における払出モータ制御処理（ステップS758）でアクセスされる。また、出力ポートDは、払出制御処理におけるエラー処理（ステップS759）でアクセスされる。そして、出力ポートEは、払出制御処理における球貸し制御処理（ステップS756）および賞球制御処理（ステップS757）でアクセスされる。

【0266】

図43は、払出制御用CPU371が内蔵するRAMの使用例を示す説明図である。この例では、バックアップRAM領域に、総合個数記憶（例えば2バイト）と貸し球個数記憶とがそれぞれ形成されている。総合個数記憶は、主基板31の側から指示された賞球払出個数の総数を記憶するものである。貸し球個数記憶は、未払出の球貸し個数を記憶するものである。なお、払出制御処理において用いられるデータが格納されるRAM領域は全て電源バックアップされるようにしてもよい。

【0267】

そして、払出制御用CPU371は、例えば、賞球制御処理（ステップS757）において、遊技制御手段から賞球個数を示す払出制御コマンドを受信すると、指示された個数分だけ総合個数記憶に内容を増加する。また、球貸し制御処理（ステップS756）において、カードユニット50から球貸し要求の信号を受信する毎に1単位（例えば25個）の個数分だけ貸し球個数記憶に内容を増加する。さらに、払出制御用CPU371は、賞球制御処理において賞球カウントスイッチ301Aが1個の賞球払出を検出すると総合個数記憶の値を1減らし、球貸し制御処理において球貸しカウントスイッチ301Bが1個の貸し球払出を検出すると貸し球個数記憶の値を1減らす。

【0268】

従って、未払出の賞球個数と貸し球個数とが、所定期間はその内容を保持可能なバックアップRAM領域に記憶されることになる。よって、停電等の不測の電力供給停止が生じても、所定期間内に電力供給が復旧すれば、バックアップRAM領域の記憶内容にもとづいて賞球処理および球貸し処理を再開することができる。すなわち、遊技機への電力供給が停止しても、電力供給が再開すれば、電力供給停止時の未払出の賞球個数と貸し球個数とともにとづいて払い出しが行われ、遊技者に与えられる不利益を低減することができる。

【0269】

図45は、主基板31から受信した払出制御コマンドを格納するための受信バッファの一構成例を示す説明図である。この例では、2バイト構成の払出制御コマンドを6個格納可能なリングバッファ形式の受信バッファが用いられる。従って、受信バッファは、受信コマンドバッファ1～12の12バイトの領域で構成される。そして、受信したコマンドをどの領域に格納するのかを示すコマンド受信個数カウンタが用いられる。コマンド受信

10

20

30

40

50

個数カウンタは、0～11の値をとる。

【0270】

このように、払出制御基板37には、受信した払出制御コマンドを同時の複数個格納することが可能な格納エリアとしての受信バッファ領域が設けられ、受信バッファ領域における受信コマンドバッファに払出制御コマンドが格納されると、格納アドレスに相当するコマンド受信個数カウンタが更新される。また、受信バッファ領域における最後の受信コマンドバッファに払出制御コマンドが格納されると、コマンド受信個数カウンタの値が0に戻される。すなわち、格納アドレスが受信バッファ領域の先頭アドレスを指すように設定される。

【0271】

なお、払出制御用CPU371は、受信バッファ領域における読み出アドレスにもとづいて受信バッファ領域内の払出制御コマンドを読み出す。そして、1個の払出制御コマンドを読み出すと読み出アドレスを更新する。すなわち、次の受信コマンドバッファを指すように更新される。例えば、後述する払出停止状態設定処理やコマンド解析実行処理において、受信バッファ領域に払出制御コマンドが格納されていることが検出されると、読み出された払出制御コマンドで指示される制御処理を開始する。従って、払出制御手段は、受信した順番に従って読み出アドレスで指示される特定の受信コマンドバッファから払出制御コマンドを読み出し、読み出した払出制御コマンドに応じた制御処理を開始する。

【0272】

また、この実施の形態では、主基板31から受信された払出制御コマンドがそのまま受信バッファ領域に格納されるが、受信した払出制御コマンドの一部のデータのみを受信バッファ領域に格納するようにしてもよい。例えば、賞球個数を示す払出制御コマンドについて個数を示すデータのみを受信バッファ領域に格納するようにしてもよい。

【0273】

図46は、割込処理による払出制御コマンド受信処理を示すフローチャートである。主基板31からの払出制御用のINT信号は払出制御用CPU371のCLK/TRG2端子に入力されている。よって、主基板31からのINT信号が立ち上がりると、払出制御用CPU371に割込がかかり、図46に示す払出制御コマンドの受信処理が開始される。なお、払出制御用CPU371は、割込が発生すると、ソフトウェアで割込許可にしない限り、マスク可能割込がさらに生ずることはないような構造のCPUである。

【0274】

なお、この実施の形態では、CLK/TRG2端子の入力が立ち上がりるとタイマカウンタレジスタCLK/TRG2の値が-1されるような初期設定を行ったが、すなわち、INT信号の立ち上がりで割込が発生するような初期設定を行ったが、CLK/TRG2端子の入力が立ち下がるとタイマカウンタレジスタCLK/TRG2の値が-1されるような初期設定を行ってもよい。換言すれば、INT信号の立ち下がりで割込が発生するような初期設定を行ってもよい。

【0275】

すなわち、取込信号としてのパルス状(矩形波状)のINT信号のレベル変化タイミング(エッジ)で割込が発生するように構成すれば、エッジは立ち上がりエッジであっても立ち下がりエッジであってもよい。いずれにせよ、取込信号としてのパルス状(矩形波状)のINT信号のレベル変化タイミング(エッジ)で割込が発生するように構成される。このようにすることで、コマンドの取込が指示された段階でいち早くコマンド受信を行うことが可能になる。また、Aの期間(図35)が経過するまでINT信号の出力が待機されるので、INT信号の出力時に、制御信号CD0～CD7のライン上のコマンドデータの出力状態は安定している。よって、払出制御手段において、払出制御コマンドは良好に受信される。

【0276】

払出制御コマンドの受信処理において、払出制御用CPU371は、まず、各レジスタをスタックに退避する(ステップS850)。次いで、払出制御コマンドデータの入力に

10

20

30

40

50

割り当てられている入力ポート 372a (図 10 参照) からデータを読み込む (ステップ S851)。そして、2 バイト構成の払出制御コマンドのうちの 1 バイト目であるか否か確認する (ステップ S852)。1 バイト目であるか否かは、受信したコマンドの先頭ビットが「1」であるか否かによって確認される。先頭ビットが「1」であるのは、2 バイト構成である払出制御コマンドのうちの MODE バイト (1 バイト目) のはずである (図 19 参照)。そこで、払出制御用 CPU371 は、先頭ビットが「1」であれば、有効な 1 バイト目を受信したとして、受信したコマンドを受信バッファ領域におけるコマンド受信個数カウンタが示す受信コマンドバッファに格納する (ステップ S853)。

【0277】

払出制御コマンドのうちの 1 バイト目でなければ、1 バイト目を既に受信したか否か確認する (ステップ S854)。既に受信したか否かは、受信バッファ (受信コマンドバッファ) に有効なデータが設定されているか否かによって確認される。

【0278】

1 バイト目を既に受信している場合には、受信した 1 バイトのうちの先頭ビットが「0」であるか否か確認する。そして、先頭ビットが「0」であれば、有効な 2 バイト目を受信したとして、受信したコマンドを、受信バッファ領域におけるコマンド受信個数カウンタ + 1 が示す受信コマンドバッファに格納する (ステップ S855)。先頭ビットが「0」であるのは、2 バイト構成である払出制御コマンドのうちの EXT バイト (2 バイト目) のはずである (図 19 参照)。なお、ステップ S854 における確認結果が 1 バイト目を既に受信したである場合には、2 バイト目として受信したデータのうちの先頭ビットが「0」でなければ処理を終了する。なお、ステップ S854 で「N」と判断された場合には、ステップ S856 の処理が行われないので、次に受信したコマンドは、今回受信したコマンドが格納されるはずであったバッファ領域に格納される。

【0279】

ステップ S855 において、2 バイト目のコマンドデータを格納すると、コマンド受信個数カウンタに 2 を加算する (ステップ S856)。そして、コマンド受信カウンタが 12 以上であるか否か確認し (ステップ S857)、12 以上であればコマンド受信個数カウンタをクリアする (ステップ S858)。その後、退避されていたレジスタを復帰し (ステップ S859)、最後に割込許可に設定する (ステップ S859)。

【0280】

コマンド受信割込処理中は割込禁止状態になっている。上述したように、2 ms タイマ割込処理中は割込許可状態になっているので、2 ms タイマ割込中にコマンド受信割込が発生した場合には、コマンド受信割込処理が優先して実行される。また、コマンド受信割込処理中に 2 ms タイマ割込が発生しても、その割込処理は待たされる。このように、この実施の形態では、主基板 31 からのコマンド受信処理の処理優先度が高くなっている。また、コマンド受信処理中には他の割込処理が実行されないので、コマンド受信処理に要する最長時間は決まる。コマンド受信処理中に他の割込処理が実行可能であるように構成したのでは、コマンド受信処理に要する最長の時間を見積もることは困難である。コマンド受信処理に要する最長時間が決まるので、遊技制御手段のコマンド送信処理における C の期間 (図 20 参照) をどの程度にすればよいのかを正確に判断することができる。

【0281】

また、払出制御コマンドは 2 バイト構成であって、1 バイト目 (MODE) と 2 バイト目 (EXT) とは、受信側で直ちに区別可能に構成されている。すなわち、先頭ビットによって、MODE としてのデータを受信したのか EXT としてのデータを受信したのかを、受信側において直ちに検出できる。よって、上述したように、適正なデータを受信したのか否かを容易に判定することができる。

【0282】

なお、この実施の形態では、コマンド受信割込処理では、受信したコマンドを受信バッファに格納する制御が行われるが、後述する払出停止状態設定処理 (図 48 参照) やコマンド解析実行処理 (図 49 参照) を、コマンド受信割込処理において実行するように構成

10

20

30

40

50

してもよい。そのように、受信バッファ内のコマンドについて判定するコマンド判定処理までもコマンド受信割込処理において実行する場合には、コマンドの判定も迅速に実行される。

【0283】

図47は、ステップS751のスイッチ処理の一例を示すフローチャートである。スイッチ処理において、払出制御用CPU371は、賞球カウントスイッチ301Aがオン状態を示しているか否か確認する(ステップS751a)。オン状態を示していれば、払出制御用CPU371は、賞球カウントスイッチオンカウンタを+1する(ステップS751b)。賞球カウントスイッチオンカウンタは、賞球カウントスイッチ301Aのオン状態を検出した回数を計数するためのカウンタである。

10

【0284】

そして、賞球カウントスイッチオンカウンタの値をチェックし(ステップS751c)、その値が2になっていれば、1個の賞球の払出が行われたと判断する。1個の賞球の払出が行われたと判断した場合には、払出制御用CPU371は、賞球未払出カウンタ(総合個数記憶に格納されている賞球個数)を-1する(ステップS751d)。

【0285】

ステップS751aにおいて賞球カウントスイッチ301Aがオン状態でないことが確認されると、払出制御用CPU371は、賞球カウントスイッチオンカウンタをクリアする(ステップS751e)。そして、この実施の形態では、球貸しカウントスイッチ301Bがオン状態を示しているか否か確認する(ステップS751f)。オン状態を示していれば、払出制御用CPU371は、球貸しカウントスイッチオンカウンタを+1する(ステップS751g)。球貸しカウントスイッチオンカウンタは、球貸しカウントスイッチ301Bのオン状態を検出した回数を計数するためのカウンタである。

20

【0286】

そして、球貸しカウントスイッチオンカウンタの値をチェックし(ステップS751h)、その値が2になっていれば、1個の貸し球の払出が行われたと判断する。1個の貸し球の払出が行われたと判断した場合には、払出制御用CPU371は、貸し球未払出個数カウンタ(貸し球個数記憶に格納されている貸し球数)を-1する(ステップS751i)。

【0287】

30

ステップS751fにおいて球貸しカウントスイッチ301Bがオン状態でないことが確認されると、払出制御用CPU371は、球貸しカウントスイッチオンカウンタをクリアする(ステップS751j)。

【0288】

図48は、ステップS753の払出停止状態設定処理の一例を示すフローチャートである。払出停止状態設定処理において、払出制御用CPU371は、受信バッファ中に受信コマンドがあるか否かの確認を行う(ステップS753a)。受信バッファ中に受信コマンドがあれば、受信した払出制御コマンドが払出停止状態指定コマンドであるか否かの確認を行う(ステップS753b)。払出停止状態指定コマンドであれば、払出制御用CPU371は、払出停止状態に設定する(ステップS753c)。

40

【0289】

ステップS753bで受信コマンドが払出停止状態指定コマンドでないことを確認すると、受信した払出制御コマンドが払出可能状態指定コマンドであるか否かの確認を行う(ステップS753d)。払出可能状態指定コマンドであれば、払出停止状態を解除する(ステップS753e)。

【0290】

なお、払出停止状態に設定するときには、例えば払出モータ289の駆動が停止されるとともに払出停止中であることを示す内部フラグがセットされる。また、払出停止状態を解除するときには、払出モータ289の駆動が再開されるとともに、払出停止中であることを示す内部フラグがリセットされる。

50

【0291】

払出停止状態に設定された場合に、直ちに払出モータ289を停止してもよいが、そのように制御するのではなく、切りのよいところで払出モータ289を停止するようにしてもよい。例えば、遊技球の払出を25個単位で実行し、一単位の払出が完了した時点で払出モータ289を停止するとともに、内部状態を払出停止状態に設定するようにしてもよい。上述したように、球切れスイッチ187は、払出球通路に27~28個程度の遊技球が存在することを検出できるような位置に設置されているので、主基板31の遊技制御手段が球切れを検出しても、その時点から少なくとも25個の払出は可能である。従って、一単位の払出が完了した時点で払出停止状態にしても問題は生じない。また、一単位の区切りで払出停止状態とすれば、払出再開時の制御が容易になる。

10

【0292】

図49は、ステップS754のコマンド解析実行処理の一例を示すフローチャートである。コマンド解析実行処理において、払出制御用CPU371は、受信バッファに受信コマンドがあるか否かの確認を行う(ステップS754a)。受信コマンドがあれば、受信した払出制御コマンドが賞球個数を指定するための払出制御コマンドであるか否かの確認を行う(ステップS754b)。なお、払出制御用CPU371は、コマンド指示手段としての読み出ポインタが指す受信バッファ中のアドレスに格納されている受信コマンドについてステップS754bの判断を行う。また、その判断後、読み出ポインタの値は+1される。読み出ポインタが指すアドレスが受信コマンドバッファ12(図45参照)のアドレスを越えた場合には、読み出ポインタの値は、受信コマンドバッファ1を指すように更新される。

20

【0293】

受信した払出制御コマンドが賞球個数を指定するための払出制御コマンドであれば、払出制御コマンドで指示された個数を総合個数記憶に加算する(ステップS754c)。すなわち、払出制御用CPU371は、主基板31のCPU56から送られた払出制御コマンドに含まれる賞球個数をバックアップRAM領域(総合個数記憶)に記憶する。

【0294】

なお、払出制御用CPU371は、必要ならば、コマンド受信個数カウンタの減算や受信バッファにおける受信コマンドシフト処理を行う。また、払出停止状態設定処理およびコマンド解析実行処理が、読み出ポインタの値と受信バッファにおける最新コマンド格納位置とが一致するまで繰り返すように構成されていてもよい。例えば、読み出ポインタの値と受信バッファにおける最新コマンド格納位置との差が「3」であれば未処理の受信済みコマンドが3つあることになるが、一致するまで繰り返し処理が実行されることによって、未処理の受信済みコマンドがなくなる。すなわち、受信バッファに格納されている受信済みコマンドが、一度の処理で、全て読み出されて処理される。

30

【0295】

図50は、ステップS755のプリペイドカードユニット制御処理の一例を示すフローチャートである。プリペイドカードユニット制御処理において、払出制御用CPU371は、カードユニット制御用マイクロコンピュータより入力されるVL信号を検知したか否かを確認する(ステップS755a)。VL信号を検知していないければ、VL信号非検知カウンタを+1する(ステップS755b)。また、払出制御用CPU371は、VL信号非検知カウンタの値が本例では125であるか否か確認する(ステップS755c)。VL信号非検知カウンタの値が125であれば、払出制御用CPU371は、発射制御基板91への発射制御信号出力を停止して、駆動モータ94を停止させる(ステップS755d)。

40

【0296】

以上の処理によって、125回($2\text{ms} \times 125 = 250\text{ms}$)継続してVL信号のオフが検出されたら、球発射禁止状態に設定される。

【0297】

ステップS755aにおいてVL信号を検知していれば、払出制御用CPU371は、

50

V L 信号非検知カウンタをクリアする(ステップS 7 5 5 e)。そして、払出制御用CPU 3 7 1は、発射制御信号出力を停止していれば(ステップS 7 5 5 f)、発射制御基板9 1への発射制御信号出力を開始して駆動モータ9 4を動作可能状態にする(ステップS 7 5 5 g)。

【0 2 9 8】

図5 1および図5 2は、ステップS 7 5 6の球貸し制御処理の一例を示すフローチャートである。なお、この実施の形態では、連続的な払出数の最大値を貸し球の一単位(例えば2 5個)とするが、連続的な払出数の最大値は他の数であってもよい。

【0 2 9 9】

球貸し制御処理において、払出制御用CPU 3 7 1は、まず、払出停止中であるか否か確認する(ステップS 5 1 0)。払出停止中であれば処理を終了する。払出停止中でなければ、貸し球払出中であるか否かの確認を行い(ステップS 5 1 1)、貸し球払出中であれば図5 2に示す球貸し中の処理に移行する。なお、貸し球払出中であるか否かは、後述する球貸し処理中フラグの状態によって判断される。貸し球払出中でなければ、賞球の払出中であるか否か確認する(ステップS 5 1 2)。賞球の払出中であるか否は、後述する賞球処理中フラグの状態によって判断される。

10

【0 3 0 0】

貸し球払出中でも賞球払出中でもなければ、払出制御用CPU 3 7 1は、カードユニット5 0から球貸し要求があったか否かを確認する(ステップS 5 1 3)。要求があれば、球貸し処理中フラグをオンするとともに(ステップS 5 1 4)、2 5(球貸し一単位数:ここでは1 0 0円分)をバックアップRAM領域の貸し球個数記憶に設定する(ステップS 5 1 5)。そして、払出制御用CPU 3 7 1は、EXS信号をオンする(ステップS 5 1 6)。また、球払出装置9 7の下方の球振分部材3 1 1を球貸し側に設定するために振分用ソレノイド3 1 0を駆動する(ステップS 5 1 7)。さらに、払出モータ2 8 9をオンして(ステップS 5 1 8)、図5 2に示す球貸し中の処理に移行する。

20

【0 3 0 1】

なお、払出モータ2 8 9をオンするのは、厳密には、カードユニット5 0が受付を認識したこと示すためにBRQ信号をOFFとしてからである。なお、球貸し処理中フラグはバックアップRAM領域に設定される。

【0 3 0 2】

30

図5 2は、払出制御用CPU 3 7 1による払出制御処理における球貸し中の処理を示すフローチャートである。球貸し処理では、払出モータ2 8 9がオンしていなければオンする。なお、この実施の形態では、ステップS 7 5 1のスイッチ処理で、球貸しカウントスイッチ3 0 1 Bの検出信号による遊技球の払出がなされたか否かの確認を行うので、球貸し制御処理では貸し球個数記憶の減算などは行われない。

【0 3 0 3】

球貸し制御処理において、払出制御用CPU 3 7 1は、貸し球通過待ち時間中であるか否かの確認を行う(ステップS 5 1 9)。貸し球通過待ち時間中でなければ、貸し球の払出を行い(ステップS 5 2 0)、払出モータ2 8 9の駆動を終了すべきか(一単位の払出動作が終了したか)否かの確認を行う(ステップS 5 2 1)。具体的には、所定個数の払出に対応した回転が完了したか否かを確認する。所定個数の払出に対応した回転が完了した場合には、払出制御用CPU 3 7 1は、払出モータ2 8 9の駆動を停止し(ステップS 5 2 2)、貸し球通過待ち時間の設定を行う(ステップS 5 2 3)。

40

【0 3 0 4】

ステップS 5 1 9で貸し球通過待ち時間中であれば、払出制御用CPU 3 7 1は、貸し球通過待ち時間が終了したか否かの確認を行う(ステップS 5 2 4)。貸し球通過待ち時間は、最後の払出球が払出モータ2 8 9によって払い出されてから球貸しカウントスイッチ3 0 1 Bを通過するまでの時間である。貸し球通過待ち時間の終了を確認すると、一単位の貸し球は全て払い出された状態であるので、カードユニット5 0に対して次の球貸し要求の受付が可能になったことを示すためにEXS信号をオフにする(ステップS 5 2 5)

50

）。また、振分ソレノイドをオフするとともに（ステップ S 5 2 6 ）、球貸し処理中フラグをオフする（ステップ S 5 2 7 ）。なお、貸し球通過待ち時間が経過するまでに最後の払出球が球貸しカウントスイッチ 3 0 1 B を通過しなかった場合には、球貸し経路エラーとされる。また、この実施の形態では、賞球も球貸しも同じ払出装置で行われる。

【 0 3 0 5 】

なお、球貸し要求の受付を示す E X S 信号をオフにした後、所定期間内に再び球貸し要求信号である B R Q 信号がオンしたら、振分ソレノイドおよび払出モータをオフせずに球貸し処理を続行するようにしてもよい。すなわち、所定単位（この例では 1 0 0 円単位）毎に球貸し処理を行うのではなく、球貸し処理を連続して実行するように構成することもできる。

10

【 0 3 0 6 】

貸し球個数記憶の内容は、遊技機への電力供給が停止しても、所定期間電源基板 9 1 0 のバックアップ電源によって保存される。従って、所定期間中に電力供給が復旧すると、払出制御用 C P U 3 7 1 は、貸し球個数記憶の内容にもとづいて球貸し処理を継続することができる。

【 0 3 0 7 】

図 5 3 および図 5 4 は、ステップ S 7 5 7 の賞球制御処理の一例を示すフローチャートである。なお、この例では、連続的な払出数の最大値を貸し球の一単位と同数（例えば 2 5 個）とするが、連続的な払出数の最大値は他の数であってもよい。

【 0 3 0 8 】

賞球制御処理において、払出制御用 C P U 3 7 1 は、まず、払出停止中であるか否か確認する（ステップ S 5 3 0 ）。払出停止中であれば処理を終了する。払出停止中でなければ、貸し球払出中であるか否か確認する（ステップ S 5 3 1 ）。貸し球払出中であるか否かは、球貸し処理中フラグの状態によって判断される。貸し球払出中でなければ賞球の払出中であるか否か確認し（ステップ S 5 3 2 ）、賞球の払出中であれば図 5 4 に示す賞球中の処理に移行する。賞球の払出中であるか否かは、後述する賞球処理中フラグの状態によって判断される。

20

【 0 3 0 9 】

貸し球払出中でも賞球払出中でもなければ、払出制御用 C P U 3 7 1 は、カードユニット 5 0 からの球貸し準備要求があるか否か確認する（ステップ S 5 3 3 ）。球貸し準備要求があるか否かは、カードユニット 5 0 から入力される B R D Y 信号のオン（要求あり）またはオフ（要求なし）を確認することによって行われる。

30

【 0 3 1 0 】

カードユニット 5 0 からの球貸し準備要求がなければ、払出制御用 C P U 3 7 1 は、総合個数記憶に格納されている賞球個数（未払出の賞球個数）が 0 でないか否か確認する（ステップ S 5 3 4 ）。総合個数記憶に格納されている賞球個数が 0 でなければ、賞球制御用 C P U 3 7 1 は、賞球処理中フラグをオンし（ステップ S 5 3 5 ）、総合個数記憶の値が 2 5 以上であるか否か確認する（ステップ S 5 3 6 ）。なお、賞球処理中フラグは、バックアップ R A M 領域に設定される。

【 0 3 1 1 】

総合個数記憶に格納されている賞球個数が 2 5 以上であると、払出制御用 C P U 3 7 1 は、2 5 個分の遊技球を払い出すまで払出モータ 2 8 9 を回転させるように払出モータ 2 8 9 に対して駆動信号を出力するために、2 5 個払出動作の設定を行う（ステップ S 5 3 7 ）。総合個数記憶に格納されている賞球個数が 2 5 以上でなければ、払出制御用 C P U 3 7 1 は、総合個数記憶に格納されている全ての遊技球を払い出すまで払出モータ 2 8 9 を回転させるように駆動信号を出力するために、全個数払出動作の設定を行う（ステップ S 5 3 8 ）。次いで、払出モータ 2 8 9 をオンする（ステップ S 5 3 8 ）。なお、振分ソレノイドはオフ状態であるから、球払出装置 9 7 の下方の球振分部材は賞球側に設定されている。そして、図 5 4 に示す賞球制御処理における賞球払出中の処理に移行する。

40

【 0 3 1 2 】

50

図54は、払出制御用CPU371による払出制御処理における賞球中の処理の一例を示すフローチャートである。賞球制御処理では、払出モータ289がオンしていなければオンする。なお、この実施の形態では、ステップS751のスイッチ処理で、賞球カウントスイッチ301Aの検出信号による遊技球の払出がなされたか否かの確認を行うので、賞球制御処理では総合個数記憶の減算などは行われない。

【0313】

賞球中の処理において、払出制御用CPU371は、賞球通過待ち時間中であるか否かの確認を行う（ステップS540）。賞球通過待ち時間中でなければ、賞球払出を行い（ステップS541）、払出モータ289の駆動を終了すべきか（25個または25個未満の所定の個数の払出動作が終了したか）否かの確認を行う（ステップS542）。具体的には、所定個数の払出に対応した回転が完了したか否かを確認する。所定個数の払出に対応した回転が完了した場合には、払出制御用CPU371は、払出モータ289の駆動を停止し（ステップS543）、賞球通過待ち時間の設定を行う（ステップS544）。賞球通過待ち時間は、最後の払出球が払出モータ289によって払い出されてから賞球カウントスイッチ301Aを通過するまでの時間である。

10

【0314】

ステップS540で賞球通過待ち時間中であれば、払出制御用CPU371は、賞球通過待ち時間が終了したか否かの確認を行う（ステップS545）。賞球通過待ち時間が終了した時点は、ステップS537またはステップS538で設定された賞球が全て払い出された状態である。そこで、払出制御用CPU371は、賞球通過待ち時間が終了していれば、賞球処理中フラグをオフする（ステップS546）。賞球通過待ち時間が経過するまでに最後の払出球が賞球カウントスイッチ301Aを通過しなかった場合には、賞球経路エラーとされる。

20

【0315】

なお、この実施の形態では、ステップS511、ステップS531の判断によって球貸しが賞球処理よりも優先されることになるが、賞球処理が球貸しに優先するようにしてもよい。

【0316】

総合個数記憶および貸し球個数記憶の内容は、遊技機への電力供給が停止しても、所定期間電源基板910のバックアップ電源によって保存される。従って、所定期間中に電力供給が復旧すると、払出制御用CPU371は、総合個数記憶の内容にもとづいて払出処理を継続することができる。

30

【0317】

なお、払出制御用CPU371は、主基板31から指示された賞球個数を賞球個数記憶で総数として管理したが、賞球個数毎（例えば15個、10個、6個）に管理してもよい。例えば、賞球個数毎に対応した個数カウンタを設け、払出個数指定コマンドを受信すると、そのコマンドで指定された個数に対応する個数カウンタを+1する。そして、個数カウンタに対応した賞球払出が行われると、その個数カウンタを-1する（この場合、払出制御処理にて減算処理を行うようとする）。その場合にも、各個数カウンタはバックアップRAM領域に形成される。よって、遊技機への電力供給が停止しても、所定期間中に電源が復旧すれば、払出制御用CPU371は、各個数カウンタの内容にもとづいて賞球払出処理を継続することができる。

40

【0318】

以上に説明したように、この実施の形態では、遊技制御手段から電気部品制御手段（上記の例では、表示制御手段、ランプ制御手段、音制御手段）および払出制御手段に送信される制御コマンドの形態は同じになっている。すなわち、1ビットのINT信号があり、8ビットの制御信号CD0～CD7が、有効なコマンドデータとなっている。従って、表示制御手段、ランプ制御手段、音制御手段および払出制御手段への制御コマンド作成および送信に関するプログラムを共通化することが可能になり、遊技制御プログラムのプログラム容量を減らすことができる。また、主基板31から他の基板に送信されるコマンドの

50

数を削減することができる。

【0319】

なお、主基板31において、図柄制御基板80、音制御基板70、ランプ制御基板35および払出制御基板37に対して出力される制御コマンドの出力部（出力ポートおよび出力バッファ回路）は別個に設けられている。よって、遊技制御手段は、各基板に対する制御コマンドを並行出力することもできる。

【0320】

また、この実施の形態では、払い出される遊技球の不足が検知されたとき（球切れ時）にも、下皿満タンで遊技球を払い出すべきでないときにも、同一のコマンドである払出停止状態指定コマンドが遊技制御手段から払出制御手段に通知される（図28参照）。すなわち、賞球払出停止をすべき条件が異なっていても、共通のコマンドが遊技制御手段から払出制御手段に送信される。換言すれば、いずれの賞球停止条件が成立したときでも共通の制御コマンドによって払出制御手段に対して賞球払出が可能な状態でないことが指令される。

【0321】

さらに、遊技球の払出が可能な状態になった場合に、いずれの払出停止条件による賞球払出停止状態であっても共通の払出可能状態指定コマンドによって払出制御手段に対して賞球払出が可能な状態になったことを指令する。その結果、遊技制御手段から払出制御手段に対する情報伝達に関する負荷が低減され、遊技制御手段におけるプログラム容量が節減されて遊技制御に回せるプログラム容量が増える等の利点が生ずる。また、主基板31から払出制御基板37に送信されるコマンドの数を削減することができる。

【0322】

また、球貸しについても、払い出される遊技球の不足が検知されたとき（球切れ時）にも、下皿満タンで遊技球を払い出すべきでないときにも、同一のコマンドである払出停止状態指定コマンドが遊技制御手段から払出制御手段に通知される。すなわち、球貸し停止をすべき条件が異なっていても、共通のコマンドが遊技制御手段から払出制御手段に送信される。換言すれば、いずれの球貸し停止条件が成立したときでも共通の制御コマンドによって払出制御手段に対して球貸しが可能な状態でないことが指令される。

【0323】

さらに、遊技球の払出が可能な状態になった場合に、いずれの払出停止条件による球貸し停止状態であっても共通の払出可能状態指定コマンドによって払出制御手段に対して球貸しが可能な状態になったことを指令する。従って、やはり、遊技制御手段から払出制御手段に対する情報伝達に関する負荷が低減され、遊技制御手段におけるプログラム容量が節減されて遊技制御に回せるプログラム容量が増える等の利点が生ずる。また、主基板31から払出制御基板37に送信されるコマンドの数を削減することができる。

【0324】

なお、上記の実施の形態では、払出制御手段は払出停止状態指定コマンドを受信すると球貸しも賞球払出もともに停止し、払出可能状態指定コマンドに応じて球貸しも賞球払出もともに可能な状態に戻したが、賞球に関する払出停止指示と球貸しに関する払出停止指示とを別コマンドとし、賞球に関する払出停止解除指示と球貸しに関する払出停止解除指示とを別コマンドとしてもよい。その場合でも、賞球停止／停止解除をすべき条件が異なっていても共通のコマンドが遊技制御手段から払出制御手段に送出され、球貸し停止／停止解除をすべき条件が異なっていても共通のコマンドが遊技制御手段から払出制御手段に送出されるように構成することができる。

【0325】

しかし、払出制御手段が払出停止状態指定コマンドを受信すると、球貸しも賞球払出もともに停止し、払出可能状態指定コマンドを受信すると、球貸しも賞球払出もともに可能な状態にすれば、すなわち、1つのコマンドで、球貸しも賞球払出も停止し、また、停止状態を解除すれば、それについての停止指示コマンドおよび停止解除指示コマンドを用いる場合に比べて遊技制御手段から払出制御手段に対する情報伝達に関する負荷がさら

10

20

30

40

50

に低減される。

【0326】

なお、上記の実施の形態では、払出手段は球貸しも賞球払出も実行可能な構成であったが、球貸しを行う機構と賞球払出を行う機構とが独立していても本発明を適用することができる。その場合、球貸しを行う機構と賞球払出を行う機構とが独立していても、払出手段が両方の機構を制御するように構成されていれば、上記の実施の形態のように1つのコマンドで球貸しも賞球払出も停止／停止解除を指示するように構成することができる。

【0327】

この実施の形態では、払出手段は、払出手段信号に関するINT信号が立ち上がったことを検知して、例えば割込処理によって1バイトのデータの取り込み処理を開始する。そして、複数の払出手段コマンドを格納可能な受信リングバッファ（この例では受信バッファ）が設けられているので、払出手段コマンドを受信後、そのコマンドにもとづく制御が開始されないうちに次の払出手段コマンドを受信しても、そのコマンドが、払出手段において受信されないということはない。

【0328】

また、図28～図30のフローチャートに示されたように、遊技制御手段は、払出停止状態であっても（ステップS201）、ステップS251のコマンドセット処理が実行可能であるように構成されている。よって、払出停止状態であっても、入賞検出がなされると払出個数を示す払出手段コマンドが払出手段に対して送信される。

【0329】

払出手段において、払出停止状態であっても割込処理は起動されるので、払出手段は、払出停止中であっても、払出手段コマンドを受信することができる。そして、払出停止中では受信した払出手段コマンドに応じた払出処理は停止しているのであるが、複数の払出手段コマンドを格納可能な受信リングバッファが設けられているので、遊技制御手段から送信された払出手段コマンドは、払出手段において消失してしまうようなことはない。

【0330】

そして、払出手段において、送信コマンドを受信リングバッファにおけるどの領域に格納するのかを示すアドレス指示手段としてのコマンド受信個数カウンタが用いられる。よって、どの領域を使用すればよいのかの判断は容易である。

【0331】

なお、上記の実施の形態では、変動データ記憶手段としてRAMを用いた場合を示したが、変動データ記憶手段として、電気的に書き換えが可能な記憶手段であればRAM以外のものを用いてもよい。

【0332】

また、遊技制御手段および払出手段におけるRAMと同様に、音制御手段、ランプ制御手段および表示制御手段におけるRAMも、電源バックアップされる部分があるようにしてもよい。

【0333】

また、上記の実施の形態のパチンコ遊技機1は、主として、始動入賞にもとづいて可変表示部9に可変表示される特別図柄の停止図柄が所定の図柄の組み合わせになると所定の遊技価値が遊技者に付与可能になる第1種パチンコ遊技機であったが、始動入賞にもとづいて開放する電動役物の所定領域への入賞があると所定の遊技価値が遊技者に付与可能になる第2種パチンコ遊技機や、始動入賞にもとづいて可変表示される図柄の停止図柄が所定の図柄の組み合わせになると開放する所定の電動役物への入賞があると所定の権利が発生または継続する第3種パチンコ遊技機、さらには映像式の遊技機に対して本発明を適用してもよい。

【0334】

さらに、遊技媒体が遊技球であるパチンコ遊技機に限られず、スロット機等においても

10

20

30

40

50

本発明を適用することができる。例えば、スロット機において、主基板の他に、少なくとも演出制御基板と払出制御基板とが設けられている場合には本発明を適用できる。

【0335】

図55はスロット機の一例の前面扉を正面からみた正面図である。図55に示すように、スロット機500において、中央付近に、遊技パネル501が着脱可能に取り付けられている。また、遊技パネル501の中央付近には、複数種類の図柄が可変表示される可変表示領域502が設けられている。可変表示領域502の左側には、1枚賭けランプ503、2枚賭けランプ504および3枚賭けランプ505が設けられている。また、可変表示領域502の右側には、ゲームオーバーランプ506、リプレイランプ507、ウェイトランプ508、スタートランプ509およびメダル投入指示ランプ510が設けられている。

10

【0336】

可変表示領域502の下部には、7セグメントLEDによるクレジット表示器511、7セグメントLEDによるゲーム回数表示器512および7セグメントLEDによるペイアウト表示器513が設けられている。この実施の形態では、可変表示領域502には、「左」、「中」、「右」の3つの図柄表示エリアがあり、各図柄表示エリアに対応してそれぞれ図柄表示リール514a, 514b, 514cが設けられている。

【0337】

遊技パネル501の下部には、遊技者が各種の操作を行うための各種入力スイッチなどが配される操作テーブル520が設けられている。操作テーブル520の奥側には、コインを1枚ずつBETする(賭ける)ためのBETスイッチ521、1ゲームで賭けることのできる最高枚数(例えば3枚)ずつコインをBETするためのMAXBETスイッチ522、精算スイッチ523、およびコイン投入口524が設けられている。コイン投入口524に投入されたコインは、投入コインセンサ(図示せず)によって検知される。この例では、コイン投入口524からコインが投入される毎に、例えば50枚を上限として、クレジット表示器511に表示される数値を1つずつ増やす。そして、BETスイッチ521が押下されてコインが1枚BETされる毎にクレジット表示器511に表示される数値を1減らす。また、MAXBETスイッチ522が押下されてコインが3枚BETされる毎にクレジット表示器511に表示される数値を3減らす。

20

【0338】

30

操作テーブル520の手前側には、スタートスイッチ525、左リールストップスイッチ526a、中リールストップスイッチ526b、右リールストップスイッチ526cおよびコイン詰まり解消スイッチ527が設けられている。操作テーブル520の手前左右には、それぞれランプ528a, 528bが設けられている。操作テーブル520の下部には、着脱可能に取付けられているタイトルパネル530が設けられている。タイトルパネル530には、スロット機の機種名称などが描かれる。タイトルパネル530の下部には、効果音などを出力するスピーカ531が設けられている。また、タイトルパネル530の下部には、内部記憶可能な数量(例えば50個)を越えたコインを貯留するコイン貯留皿532が設けられている。

【0339】

40

遊技パネル501の上部には、着脱可能に取付けられているパネル540が設けられている。パネル540の中央付近には、遊技者に遊技方法や遊技状態などを報知するLCD(液晶表示装置)541が設けられている。例えば、入賞発生時に、キャラクタが所定動作を行う画像をLCD541に表示することで、後述する当選フラグが設定されることを遊技者に報知する。パネル540の上部には、各種情報を報知するためのランプ542, 543, 544が設けられている。また、パネル540の外側の左右には、効果音を発する2つのスピーカ545a, 545bが設けられている。さらに、遊技パネル501の外側周辺には、遊技効果ランプ550, 551, 552, 553が設けられている。

【0340】

このようなスロット機において、主基板、演出制御基板および払出制御基板が設けられ

50

、主基板から送信される制御コマンドについて本発明を適用することができる。

【0341】

なお、上述したように、遊技制御手段が、禁止条件が解除され、いずれの禁止条件も成立していない状態となった場合には、複数の禁止条件のうちいずれの条件が成立していたかに関わらず、払出手段からの遊技媒体の払い出しを許可することを示す共通の払出手段許可状態指定コマンドを払出手段に対して送信する処理を行うように構成されていてもよい。そのような構成によって、遊技制御手段から払出手段に対する情報伝達に関する負荷がさらに低減される。

【0342】

遊技制御手段は、各電気部品制御手段に対して送信するコマンドの作成の制御を共通モジュールを用いて行なうことが好ましい。そのような構成によって、遊技制御手段における電気部品制御手段へのコマンド作成に関するプログラムが簡素化され、プログラム容量の増大が防止される。

10

【0343】

遊技制御手段は、各電気部品制御手段に対して送信するコマンドの出力の制御を共通モジュールを用いて行なうことが好ましい。そのような構成によって、遊技制御手段における電気部品制御手段へのコマンド出力に関するプログラムが簡素化され、プログラム容量の増大が防止される。

【0344】

遊技制御手段が、電気部品制御手段にコマンドを送信する際に、コマンドを受信可能に一回だけ出力するように構成されていてもよい。そのような構成によって、遊技制御手段におけるコマンド送信のための制御が簡略化される。

20

【0345】

遊技制御手段から電気部品制御手段に送出されるコマンドの形態が、少なくとも、一回に出力されるコマンドのデータ量が同一であることによって共通化されていてもよい。そのような構成によって、コマンドの送信に際して常に同一データ量のコマンドを扱えばよいため、制御の効率化を図ることができる。

【0346】

コマンドは、コマンドデータとコマンドデータの取り込みを指示する取込信号とを含み、電気部品制御手段が、遊技制御手段から取込信号が出力されたことに応じてコマンドデータを取り込むように構成されていてもよい。そのような構成によって、コマンドを受信する電気部品制御手段が確実にコマンドを受信することができる。

30

【図面の簡単な説明】

【0347】

【図1】パチンコ遊技機を正面からみた正面図である。

【図2】ガラス扉枠を取り外した状態での遊技盤の前面を示す正面図である。

【図3】遊技機を裏面から見た背面図である。

【図4】各種部材が取り付けられた機構板を遊技機背面側から見た背面図である。

【図5】球払出手装置の構成例を示す分解斜視図である。

【図6】遊技制御基板（主基板）の回路構成を示すブロック図である。

40

【図7】主基板における表示制御コマンドの信号送信部分および図柄制御基板内の回路構成を示すブロック図である。

【図8】主基板における音制御コマンドの信号送信部分および音制御基板の構成例を示すブロック図である。

【図9】主基板およびランプ制御基板における信号送受信部分を示すブロック図である。

【図10】払出手装置基板の回路構成例を示すブロック図である。

【図11】電源基板の回路構成例を示すブロック図である。

【図12】出力ポートのビット割り当ての一例を示す説明図である。

【図13】出力ポートのビット割り当ての一例を示す説明図である。

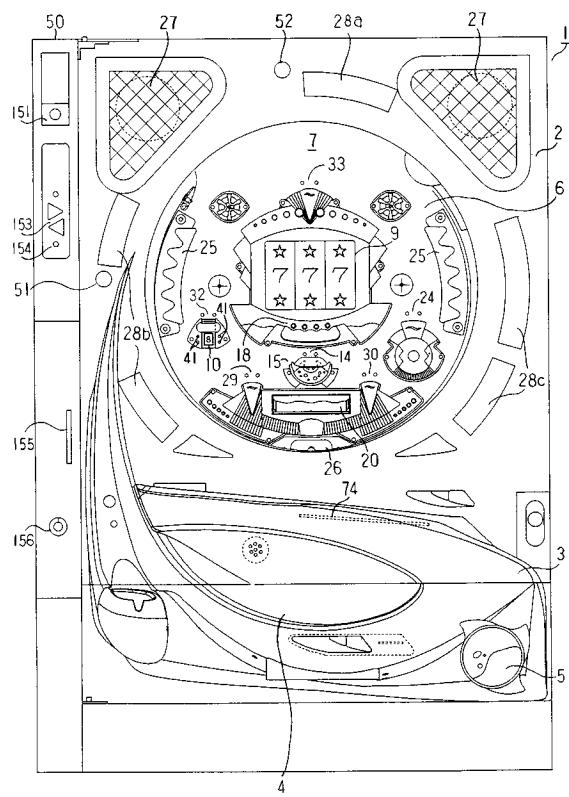
【図14】入力ポートのビット割り当ての一例を示す説明図である。

50

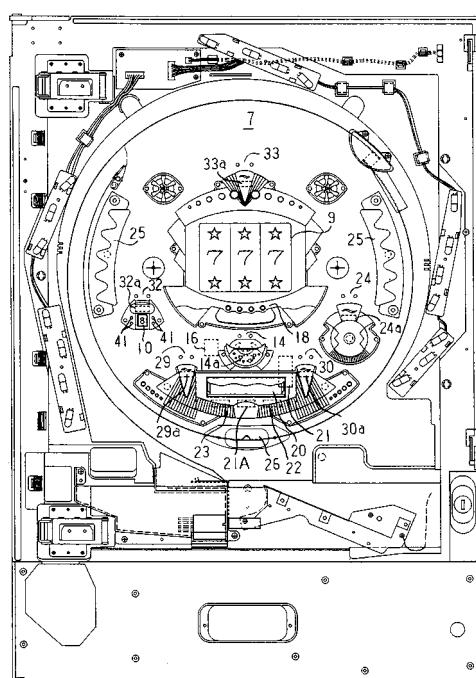
- 【図15】主基板におけるCPUが実行するメイン処理を示すフローチャートである。
- 【図16】2ms タイマ割込処理を示すフローチャートである。
- 【図17】特別図柄プロセス処理を示すフローチャートである。
- 【図18】普通図柄プロセス処理を示すフローチャートである。
- 【図19】制御コマンドのコマンド形態の一例を示す説明図である。
- 【図20】制御コマンドを構成する8ビットの制御信号(コマンドデータ)とINT信号との関係を示すタイミング図である。
- 【図21】表示制御コマンドの内容の一例を示す説明図である。
- 【図22】ランプ制御コマンドの内容の一例を示す説明図である。
- 【図23】音制御コマンドの内容の一例を示す説明図である。 10
- 【図24】払出制御コマンドの内容の一例を示す説明図である。
- 【図25】RAMにおけるスイッチタイマの形成例を示す説明図である。
- 【図26】スイッチ処理の一例を示すフローチャートである。
- 【図27】スイッチチェック処理の一例を示すフローチャートである。
- 【図28】賞球処理の一例を示すフローチャートである。
- 【図29】賞球処理の一例を示すフローチャートである。
- 【図30】賞球処理の一例を示すフローチャートである。
- 【図31】スイッチオンチェック処理を示すフローチャートである。
- 【図32】入力判定値テーブルの構成例を示す説明図である。
- 【図33】コマンド送信テーブル等の一構成例を示す説明図である。 20
- 【図34】コマンドセット処理の処理例を示すフローチャートである。
- 【図35】コマンド送信処理ルーチンを示すフローチャートである。
- 【図36】表示制御手段における表示制御用CPUが実行するメイン処理を示すフローチャートである。
- 【図37】表示制御手段の2ms タイマ割込処理を示すフローチャートである。
- 【図38】表示制御手段における受信コマンドバッファの一構成例を示す説明図である。
- 【図39】表示制御用CPUが実行するコマンド受信処理の例を示すフローチャートである。 30
- 【図40】出力ポートのビット割り当ての一例を示す説明図である。
- 【図41】入力ポートのビット割り当ての一例を示す説明図である。
- 【図42】払出制御基板におけるCPUが実行するメイン処理を示すフローチャートである。
- 【図43】払出制御手段の2ms タイマ割込処理を示すフローチャートである。
- 【図44】払出制御手段におけるRAMの一構成例を示す説明図である。
- 【図45】払出制御手段における受信コマンドバッファの一構成例を示す説明図である。
- 【図46】払出制御用CPUが実行するコマンド受信処理の例を示すフローチャートである。 40
- 【図47】スイッチ処理の例を示すフローチャートである。
- 【図48】払出停止状態設定処理の例を示すフローチャートである。
- 【図49】コマンド解析実行処理の例を示すフローチャートである。
- 【図50】プリペイドカードユニット制御処理の例を示すフローチャートである。
- 【図51】球貸し制御処理の例を示すフローチャートである。
- 【図52】球貸し制御処理の例を示すフローチャートである。
- 【図53】賞球制御処理の例を示すフローチャートである。
- 【図54】賞球制御処理の例を示すフローチャートである。
- 【図55】スロット機を正面から見た正面図である。
- 【符号の説明】
- 【0348】
- 1 パチンコ遊技機
- 3 1 主基板 50

- | | |
|-------|-------------|
| 3 5 | ランプ制御基板 |
| 3 7 | 払出制御基板 |
| 5 3 | 基本回路 |
| 5 6 | C P U |
| 7 0 | 音制御基板 |
| 8 0 | 図柄制御基板 |
| 1 0 1 | 表示制御用 C P U |
| 3 7 1 | 払出制御用 C P U |

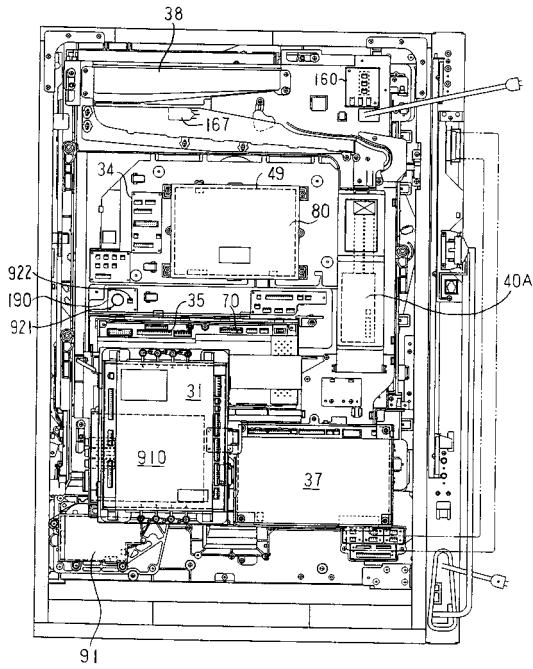
【 四 1 】



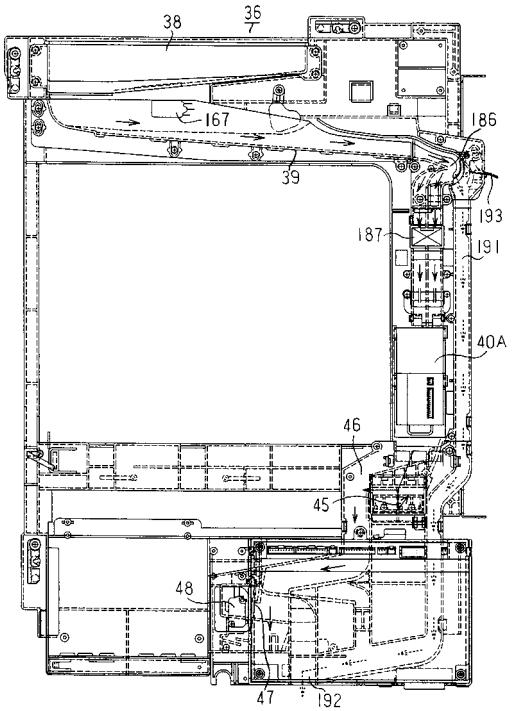
【図2】



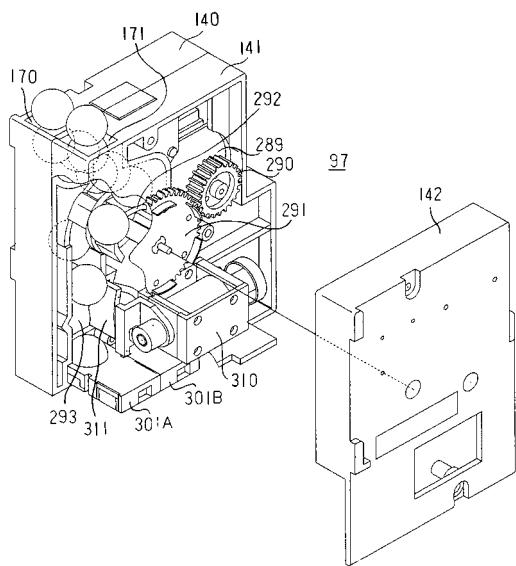
【図3】



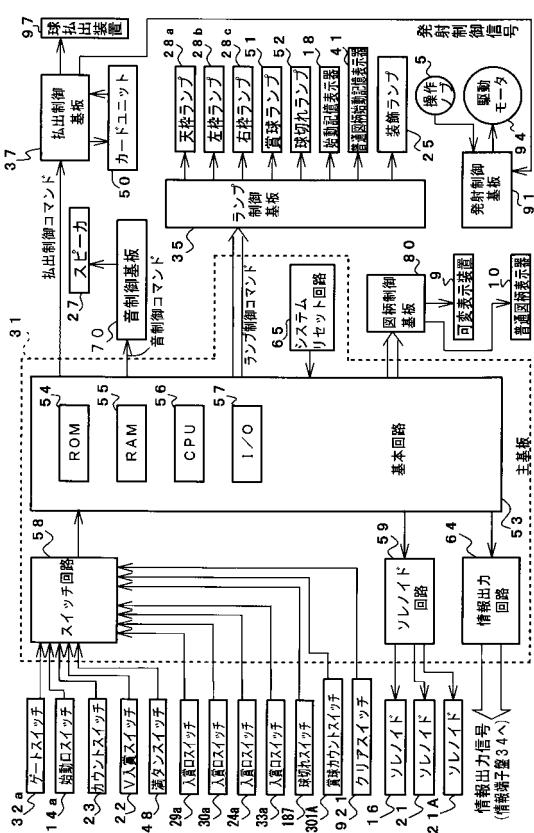
【 図 4 】



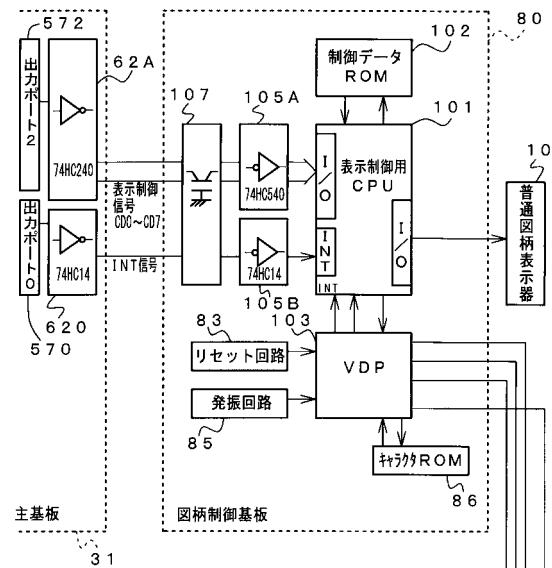
【 図 5 】



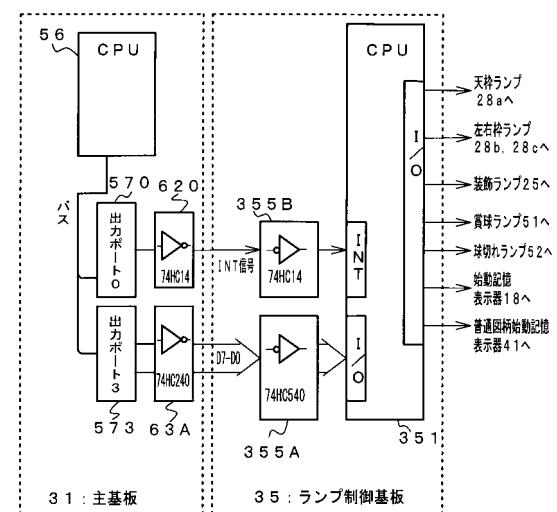
【図6】



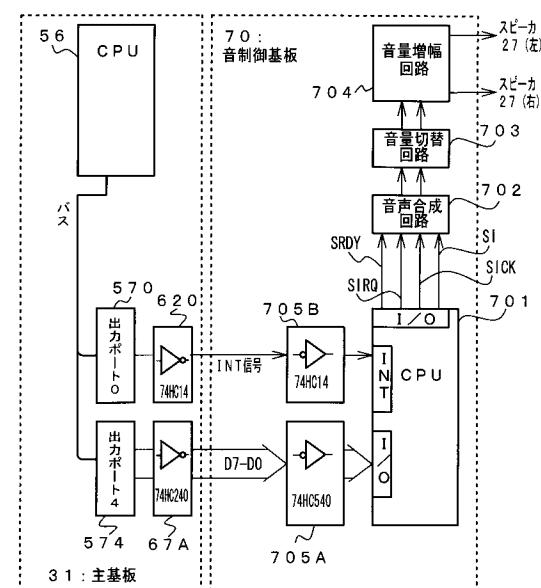
【圖 7】



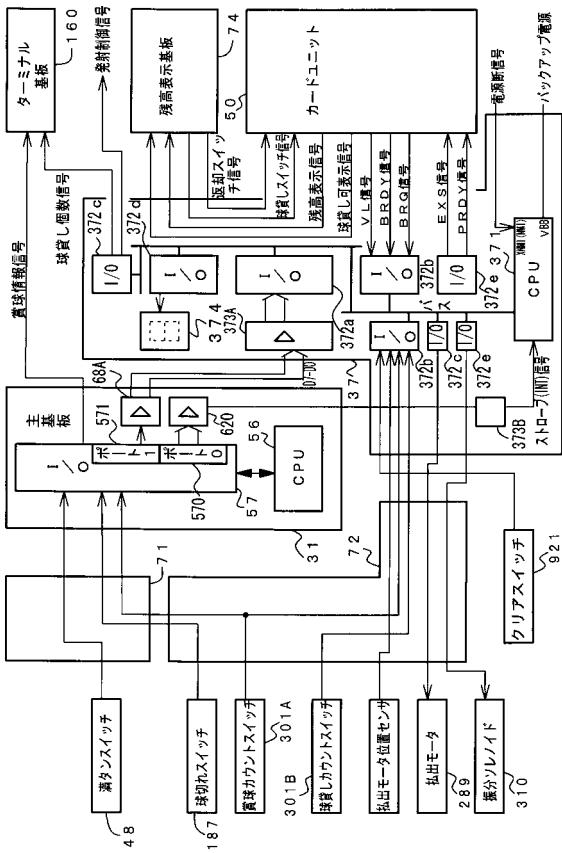
【 図 8 】



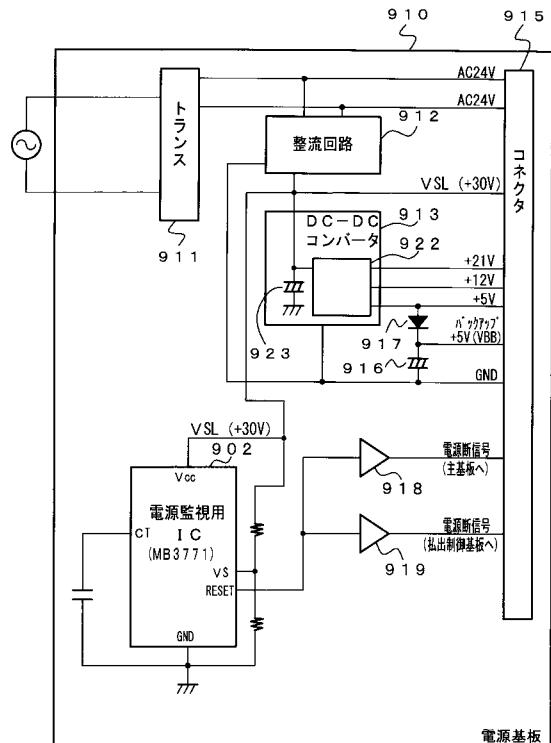
【 9 】



【図10】



【図11】



【図12】

アドレス	ビット	データ内容	論理	状態
出力ポート0 (00H)	0	払出制御信号INT	1	オン
	1	表示制御信号INT	1	オン
	2	ランプ制御信号INT	1	オン
	3	音声制御信号INT	1	オン
	4	未使用	—	—
	5	未使用	—	—
	6	未使用	—	—
	7	未使用	—	—
出力ポート1 (01H)	0	払出制御信号CD0	1	オン
	1	払出制御信号CD1	1	オン
	2	払出制御信号CD2	1	オン
	3	払出制御信号CD3	1	オン
	4	払出制御信号CD4	1	オン
	5	払出制御信号CD5	1	オン
	6	払出制御信号CD6	1	オン
	7	払出制御信号CD7	1	オン
出力ポート2 (02H)	0	表示制御信号CD0	1	オン
	1	表示制御信号CD1	1	オン
	2	表示制御信号CD2	1	オン
	3	表示制御信号CD3	1	オン
	4	表示制御信号CD4	1	オン
	5	表示制御信号CD5	1	オン
	6	表示制御信号CD6	1	オン
	7	表示制御信号CD7	1	オン
出力ポート3 (03H)	0	ランプ制御信号CD0	1	オン
	1	ランプ制御信号CD1	1	オン
	2	ランプ制御信号CD2	1	オン
	3	ランプ制御信号CD3	1	オン
	4	ランプ制御信号CD4	1	オン
	5	ランプ制御信号CD5	1	オン
	6	ランプ制御信号CD6	1	オン
	7	ランプ制御信号CD7	1	オン

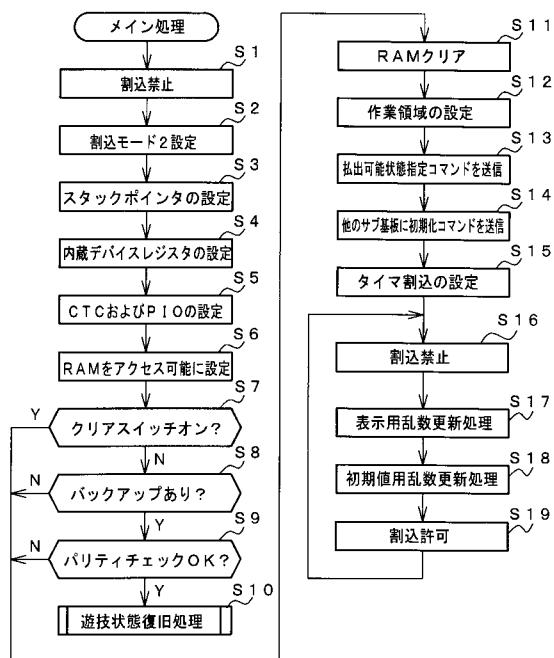
【図13】

アドレス	ビット	データ内容	論理	状態
出力ポート4 (04H)	0	音声制御信号CD0	1	オン
	1	音声制御信号CD1	1	オン
	2	音声制御信号CD2	1	オン
	3	音声制御信号CD3	1	オン
	4	音声制御信号CD4	1	オン
	5	音声制御信号CD5	1	オン
	6	音声制御信号CD6	1	オン
	7	音声制御信号CD7	1	オン
出力ポート5 (05H)	0	始動口信号	1	オン
	1	図柄確定回数1信号	1	オン
	2	大当たり1信号	1	オン
	3	大当たり2信号	1	オン
	4	確率変動信号	1	オン
	5	図柄確定回数2信号	1	オン
	6	役物回数信号	1	オン
	7	賞球情報信号	1	オン
出力ポート6 (06H)	0	ソレノイド(大入賞口扉)	1	オン
	1	ソレノイド(大入賞口内誘導板)	1	オン
	2	ソレノイド(普通電動役物)	1	オン
	3	未使用	—	—
	4	未使用	—	—
	5	未使用	—	—
	6	未使用	—	—
	7	未使用	—	—

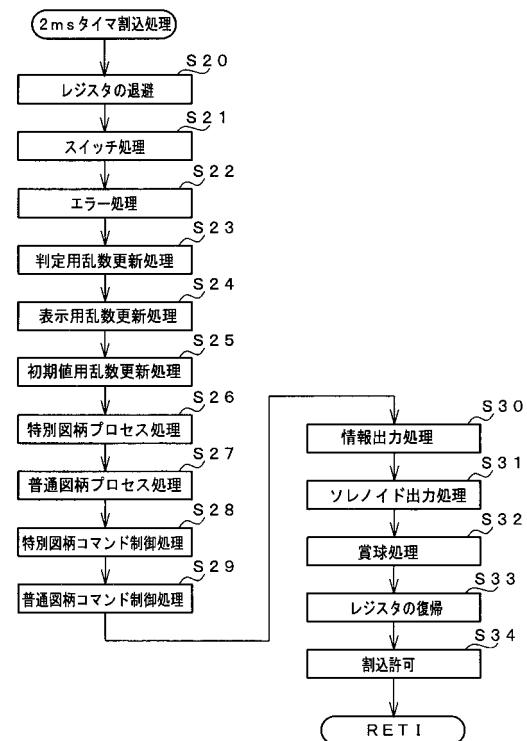
【図14】

アドレス	ビット	データ内容	論理	状態
入力ポート0 (0EH)	0	天入賞口スイッチ(33a)	1	オン
	1	右袖入賞口スイッチ(24a)	1	オン
	2	左落とし入賞口スイッチ(29a)	1	オン
	3	右落とし入賞口スイッチ(30a)	1	オン
	4	始動口スイッチ	1	オン
	5	カウントスイッチ	1	オン
	6	特定領域スイッチ(Vカウントスイッチ)	1	オン
	7	ゲートスイッチ	1	オン
入力ポート1 (0FH)	0	賞球カウントスイッチ	1	オン
	1	満タンスイッチ	1	オン
	2	球切れスイッチ	1	オン
	3	カウントスイッチ短絡	1	オン
	4	クリアスイッチ	1	オン
	5	未使用	—	0固定
	6	未使用	—	0固定
	7	未使用	—	0固定

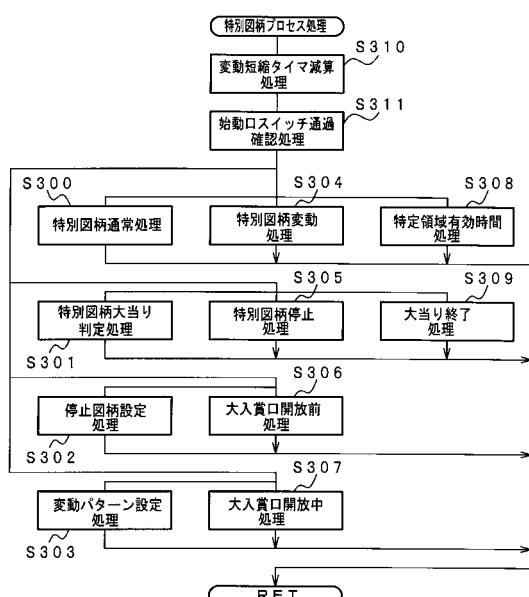
【図15】



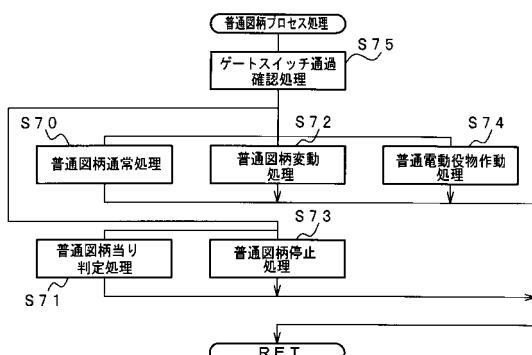
【図16】



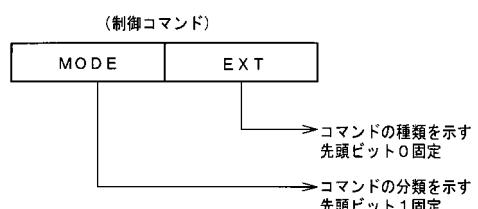
【図17】



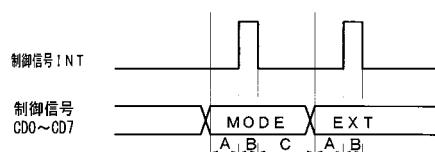
【図18】



【図19】



【図20】



【図21】

MODE	EXT	名称	内容
8 0	0 0	変動パターン指定#1	特別図柄変動パターン1の指定
	⋮	⋮	⋮
8 0	1 8	変動パターン指定#25	特別図柄変動パターン25の指定
8 0	1 9	変動パターン指定#26	特別図柄変動パターン26の指定
	⋮	⋮	⋮
8 0	2 F	変動パターン指定#48	特別図柄変動パターン48の指定
8 0	3 0	変動パターン指定#49	特別図柄変動パターン49の指定
8 0	3 1	変動パターン指定#50	特別図柄変動パターン50の指定
8 8	X X	変動パターン指定	普通図柄変動パターンの指定
8 9	X X	普通図柄指定	変動停止時に表示される普通図柄の指定
8 A	X X	普通図柄停止	普通図柄の停止を指定
9 1	X X	左図柄指定	特別図柄左の停止図柄を指定
9 2	X X	中図柄指定	特別図柄中の停止図柄を指定
9 3	X X	右図柄指定	特別図柄右の停止図柄を指定
A 0	0 0	特別図柄停止	特別図柄の停止指示
B 1	X X	大入賞口開放時表示	X Xで示す回数の大入賞口開放中表示指定
B 2	0 0	大当り表示開始時	大当り開始時画面の表示指定
B 2	X X	大入賞口開放前表示	大入賞口開放前の表示指定 (XX=01以上)
B 5	0 0	大当り終了表示	大当り終了時の表示指定
C 0	0 0	待ちデモ表示	待ちデモンストレーション時の表示指定
E 4	0 0	電源投入時表示	電源投入時の表示指定、低確率となったときの表示指定
E 4	0 1	高確率表示	高確率になったときの表示指定
E 4	0 2	エラー解除表示指定	エラー解除指定
E 4	0 3	エラー表示指定	カウントスイッチ断線、短絡発生時の表示指定

【図22】

MODE	EXT	名称	内容
8 0	0 0	変動ランプ指定#1	変動パターン1の変動時のランプ表示指定
	⋮	⋮	⋮
8 0	1 8	変動ランプ指定#25	変動パターン25の変動時のランプ表示指定
8 0	1 9	変動ランプ指定#26	変動パターン26の変動時のランプ表示指定
	⋮	⋮	⋮
8 0	2 F	変動ランプ指定#48	変動パターン48の変動時のランプ表示指定
8 0	3 0	変動ランプ指定#49	変動パターン49の変動時のランプ表示指定
8 0	3 1	変動ランプ指定#50	変動パターン50の変動時のランプ表示指定
A 0	0 0	変動終了ランプ指定	特別図柄の変動停止時のランプ表示指定
B 1	X X	大入賞口開放時ランプ指定	X Xで示す回数の大入賞口開放時ランプ表示指定
B 2	0 0	大当り開始時ランプ指定	大当り開始時のランプ表示指定
B 2	X X	大入賞口開放前ランプ指定	大入賞口開放前のランプ表示指定 (XX=01以上)
B 5	0 0	大当り終了ランプ指定	大当り終了時のランプ表示指定
C 0	0 0	待ちデモランプ指定	待ちデモンストレーション時のランプ表示指定
E 0	X X	始動記憶数ランプ指定	始動記憶表示器の表示個数を指定
E 1	X X	普通図柄始動記憶数ランプ指定	普通図柄始動記憶表示器の表示個数を指定
E 2	0 0	賞球残なしランプ指定	賞球残なし時の賞球ランプの表示を指定
E 2	0 1	賞球残ありランプ指定	賞球残あり時の賞球ランプの表示を指定
E 3	0 0	球あり中ランプ指定	球あり中の球切れランプの表示を指定
E 3	0 1	球切れ中ランプ指定	球切れ中の球切れランプの表示を指定
E 4	0 0	ランプ初期化指定	電源投入時、低確率になったときのランプ表示指定
E 4	0 1	高確率ランプ指定	高確率になったとき、高確率時のエラー解除時のランプ表示指定
E 4	0 2	エラー解除ランプ指定	大当り中のエラー解除時のランプ表示指定
E 4	0 3	エラーランプ指定	カウントスイッチ断線、短絡発生時のランプ表示指定

【図23】

MODE	EXT	名称	内容
8 0	0 0	変動中音指定#1	変動パターン1の変動時の音パターン指定
	⋮	⋮	⋮
8 0	3 1	変動中音指定#50	変動パターン50の変動時の音パターン指定
B 1	X X	大入賞口開放中音指定	大入賞口開放中の音パターン指定
B 2	0 0	大当り開始時音指定	大当り開始時の音パターン指定
B 2	X X	大入賞口開放前音指定	大入賞口開放前の音パターン指定 (XX=01以上)
B 5	0 0	大当り終了音指定	大当り終了時の音パターン指定
E 4	0 0	初期化音指定	電源投入時の初期化音指定

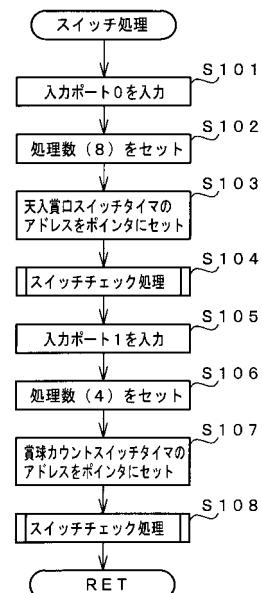
【図24】

MODE	EXT	名称	内容
F F	0 0	払出可能状態指定	払い出しできることを指定
F F	0 1	払出停止状態指定	払い出しできないことを指定
F 0	X X	賞球個数指定	賞球により払い出す個数を指定

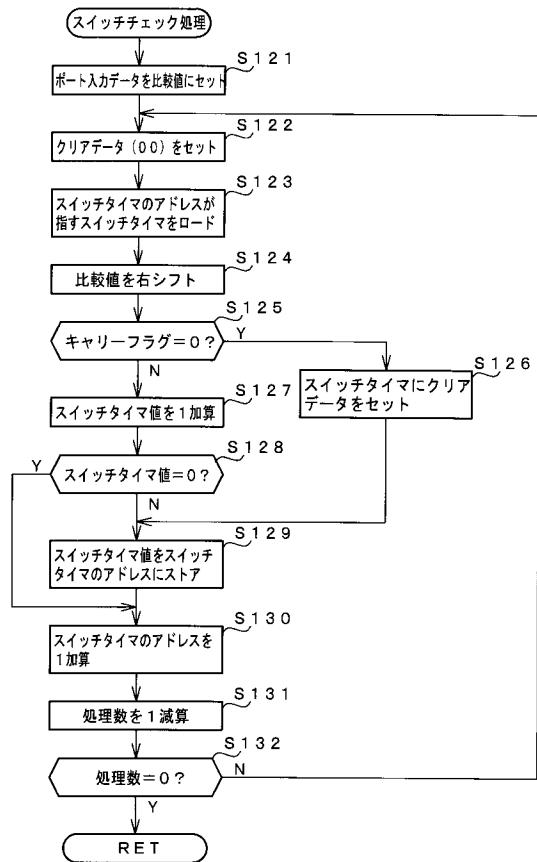
【図25】

+0	スイッチ1用のスイッチタイマ	←スイッチタイマのアドレス
+1	スイッチ2用のスイッチタイマ	
	⋮	
+n-1	スイッチn用のスイッチタイマ	

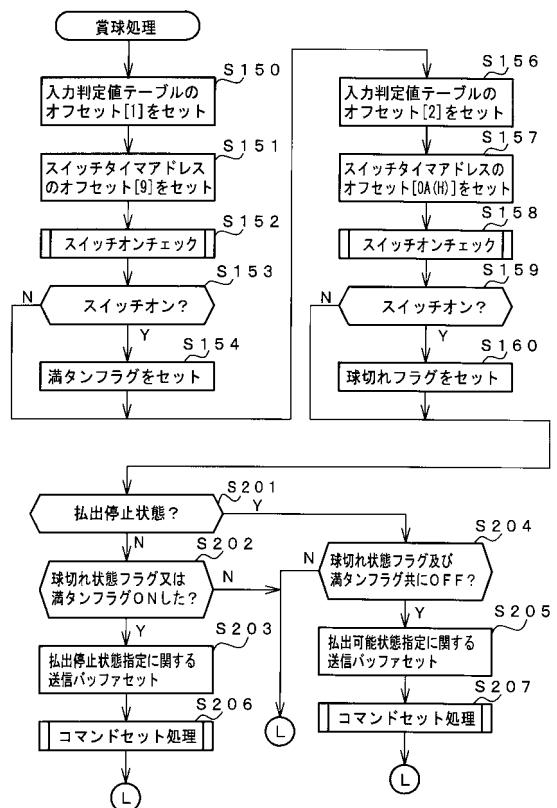
【図26】



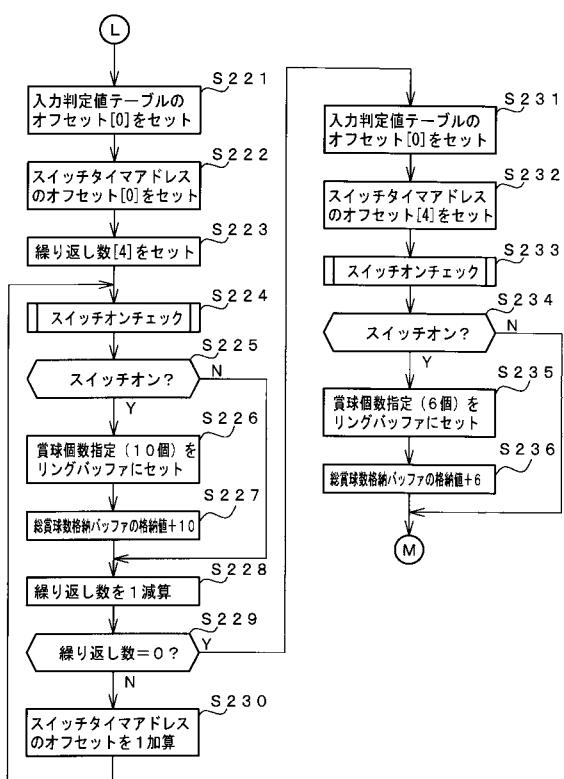
【図27】



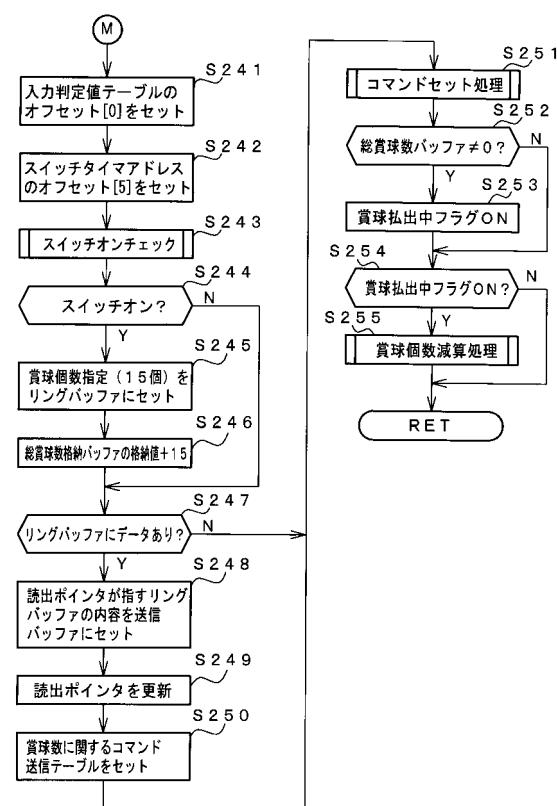
【図28】



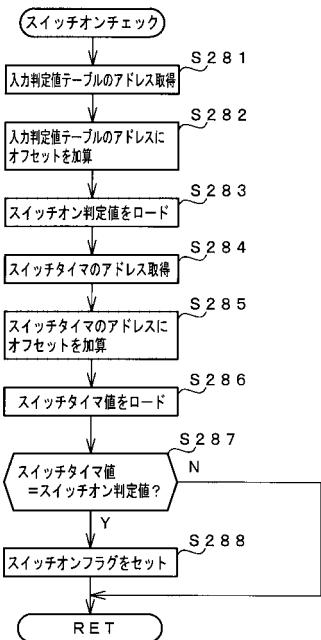
【図29】



【図30】



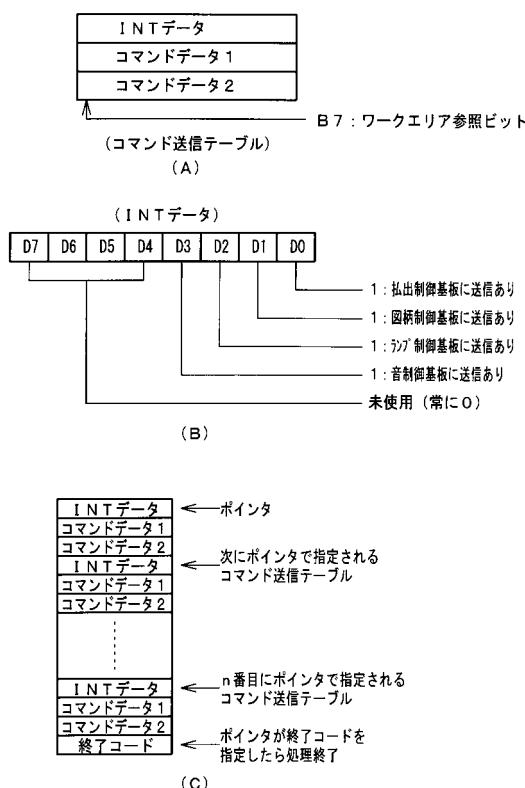
【図31】



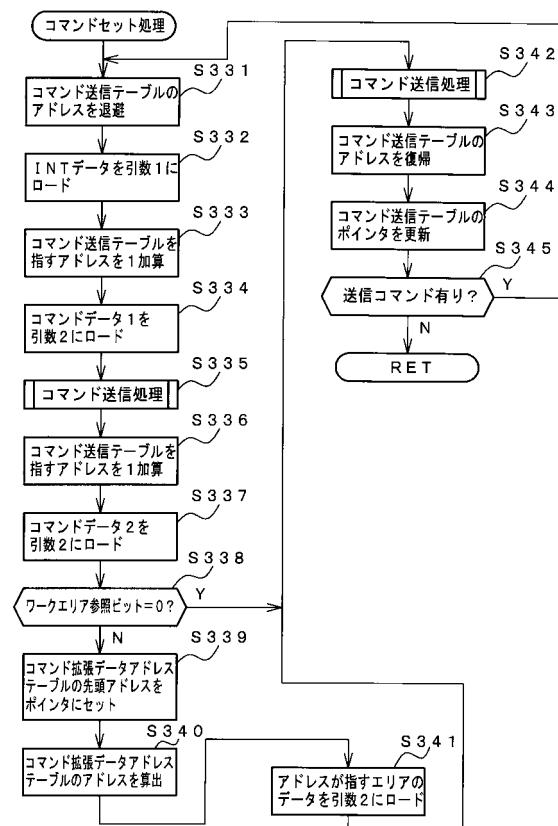
【図32】

種類	判定値
スイッチオン判定値	2
満タンスイッチオン判定値	50
球切れスイッチオン判定値	250
球切れスイッチオフ判定値	30
カウントスイッチ断線エラー判定値	250
カウントスイッチ短絡エラー判定値	1

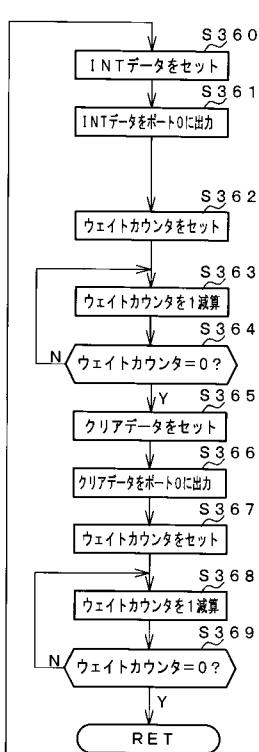
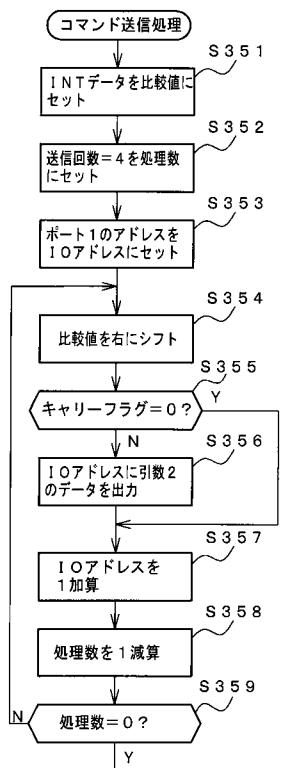
【図33】



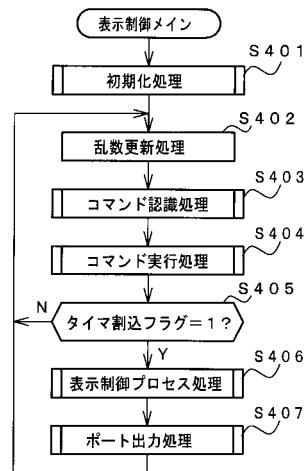
【図34】



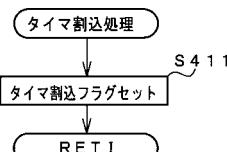
【図35】



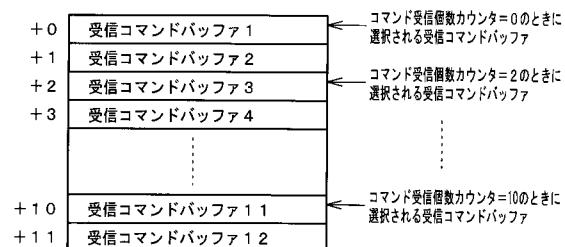
【図36】



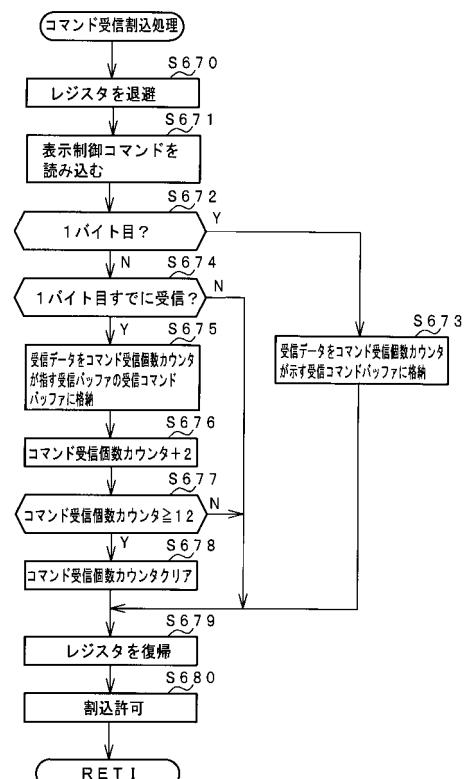
【図37】



【図38】



【図39】



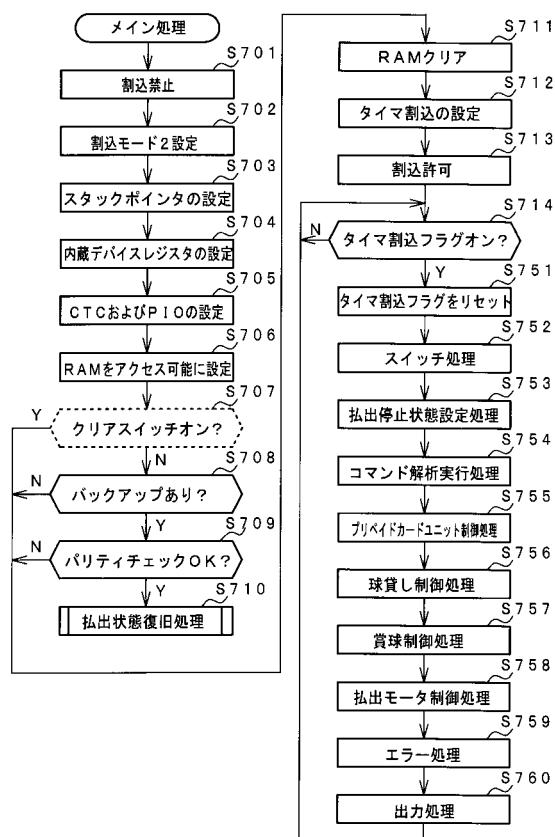
【図40】

アドレス	ビット	データ内容	論理	状態
出力ポートC (00H)	0	払出モータφ4	1	オン
	1	払出モータφ3	1	オン
	2	払出モータφ2	1	オン
	3	払出モータφ1	1	オン
	4	発射制御信号	1	オン
	5	球貯し個数信号	1	オン
	6	未使用	—	—
出力ポートD (01H)	0	エラー表示LEDa	1	オン
	1	エラー表示LEDb	1	オン
	2	エラー表示LEDc	1	オン
	3	エラー表示LEDd	1	オン
	4	エラー表示LEDe	1	オン
	5	エラー表示LEDf	1	オン
	6	エラー表示LEDg	1	オン
出力ポートE (02H)	0	振分ソレノイド	1	オン
	1	EXS	1	オン
	2	PRDY	1	オン
	3	未使用	—	—
	4	未使用	—	—
	5	未使用	—	—
	6	未使用	—	—
	7	未使用	—	—

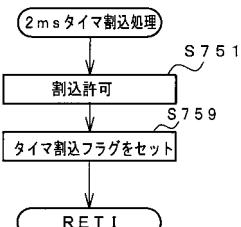
【図41】

アドレス	ビット	データ内容	論理	状態
入力ポートA (06H)	0	払出制御信号CD0	1	オン
	1	払出制御信号CD1	1	オン
	2	払出制御信号CD2	1	オン
	3	払出制御信号CD3	1	オン
	4	払出制御信号CD4	1	オン
	5	払出制御信号CD5	1	オン
	6	払出制御信号CD6	1	オン
入力ポートB (07H)	7	払出制御信号CD7	1	オン
	0	賞球カウントスイッチ	1	オン
	1	球貯しカウントスイッチ	1	オン
	2	モータ位置センサ	0	オン
	3	BRDY	0	オン
	4	BRQ	0	オン
	5	VL	0	オン
	6	クリアスイッチ	1	オン
	7	未使用	—	0固定

【図42】



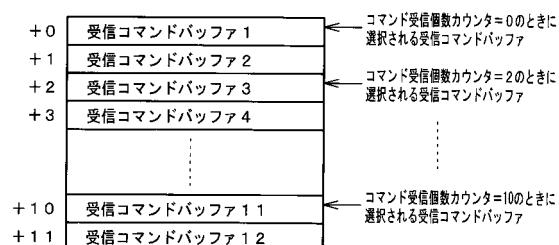
【図43】



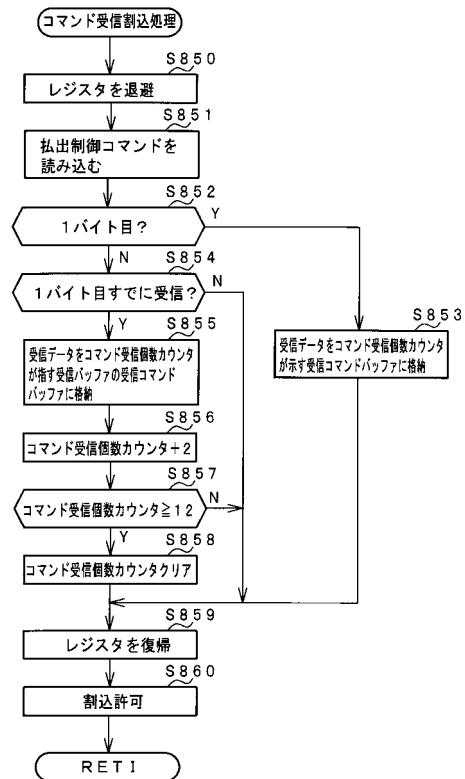
【図44】



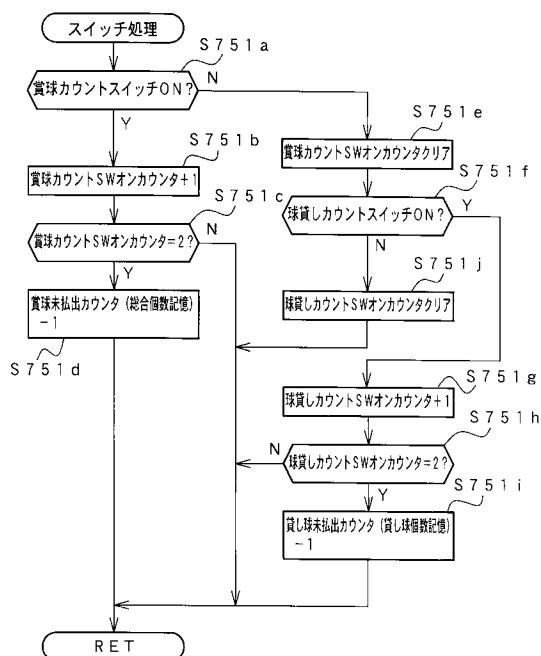
【図45】



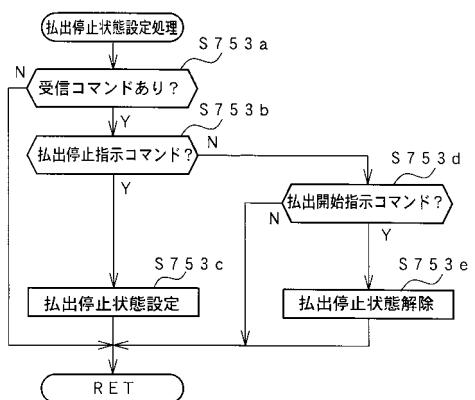
【図46】



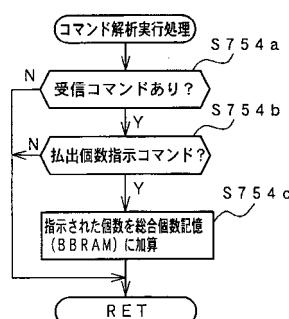
【図47】



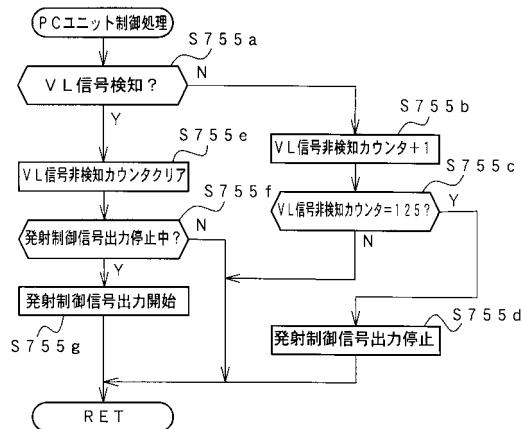
【図48】



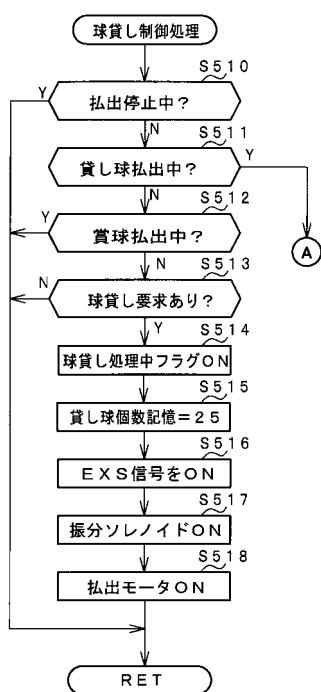
【図49】



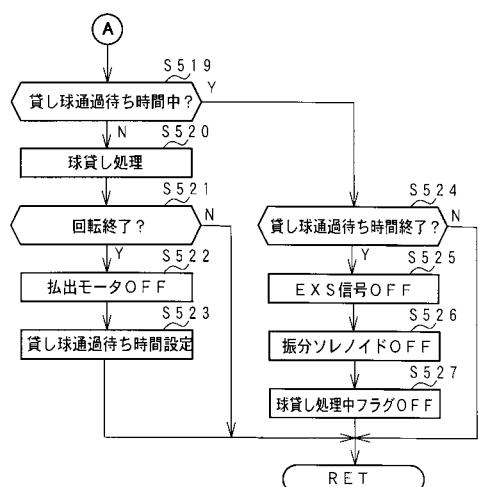
【図50】



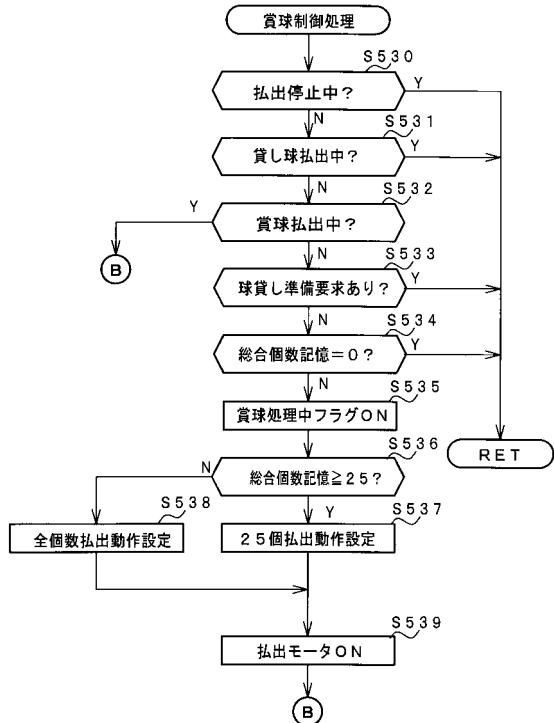
【図51】



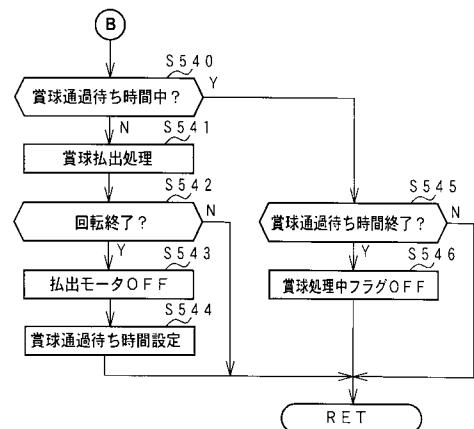
【図52】



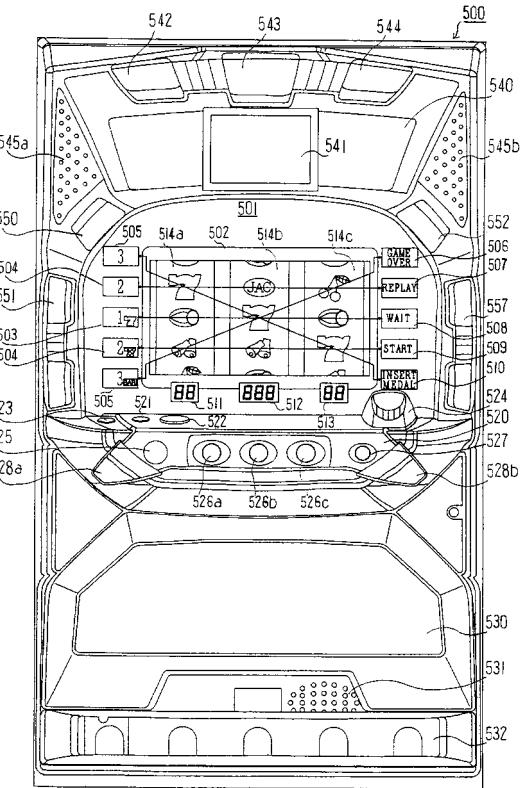
【図53】



【図 5-4】



【図55】



フロントページの続き

(56)参考文献 特開平8-229208(JP,A)
特開昭60-58186(JP,A)

(58)調査した分野(Int.Cl., DB名)

A 6 3 F 7 / 0 2