

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成20年9月11日(2008.9.11)

【公開番号】特開2002-118463(P2002-118463A)

【公開日】平成14年4月19日(2002.4.19)

【出願番号】特願2001-251207(P2001-251207)

【国際特許分類】

H 03M 1/08 (2006.01)

【F I】

H 03M 1/08 A

【手続補正書】

【提出日】平成20年7月30日(2008.7.30)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】 アナログ信号をデジタル出力に変換する方法であって、

前記アナログ信号をデジタル・サンプル値に変換するステップと、

複数の前記デジタル・サンプル値を結合してデジタル出力値を生成するステップとを備え、

前記生成するステップは、連続する前記デジタル・サンプルを結合する処理から成る方法。

【請求項2】 前記デジタル出力値は前記複数のデジタル・サンプル値の和の関数である請求項1の方法。

【請求項3】 前記結合は、前記複数の前記デジタル・サンプル値を平均化して前記デジタル出力値を生成するステップを備える請求項1の方法。

【請求項4】 前記変換は、前記アナログ信号の信号周波数のほぼ整数倍であるが少量だけずれたサンプリング周波数で前記アナログ信号をサンプリングするステップを備える請求項1の方法。

【請求項5】 前記結合は、N個の連続するMビット・デジタル・サンプル値を結合して、Mを超えるビットによって表されるデジタル出力値を生成するステップを備える請求項1の方法。

【請求項6】 第1のデータ・レートでデジタル・サンプル値を受信するステップと、

第2のデータ・レートでデジタル出力値を出力するステップとを備える請求項1の方法。

【請求項7】 前記第1のデータ・レートで前記デジタル・サンプル値を受信しながら、前記第2のデータ・レートを変化させるステップを備える請求項6の方法。

【請求項8】 アナログ信号をデジタル出力に変換するシステムであって、

前記アナログ信号をデジタル・サンプル値に変換するステップと、

複数の前記デジタル・サンプル値を結合してデジタル出力値を生成するステップとを備え、

前記生成するステップは、N個の連続するデジタル・サンプル値を結合して、M + 1 o g₂(N)ビットのデジタル出力値を生成する処理から成る方法。

【請求項9】 アナログ信号をデジタルに変換するシステムであって、

前記アナログ信号を受信し、前記アナログ信号をデジタル・サンプル値に変換するアナ

ログ・デジタル変換器と、

前記複数のデジタル・サンプル値を受信し、前記デジタル・サンプル値を結合してデジタル出力値を生成する結合回路とを備え、

前記デジタル・サンプルは、連続する値であるシステム。

【請求項 10】 前記結合回路が、前記複数の前記デジタル出力値の和の関数として前記デジタル出力値を生成する請求項9のシステム。