

(12) 实用新型专利

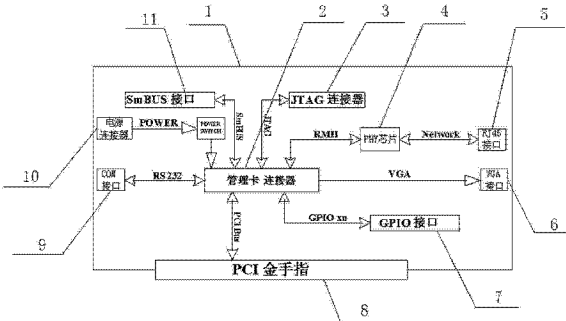
(10) 授权公告号 CN 202599980 U
(45) 授权公告日 2012. 12. 12

(21) 申请号 201220169911. 3
(22) 申请日 2012. 04. 20
(73) 专利权人 浪潮电子信息产业股份有限公司
地址 250101 山东省济南市高新区舜雅路
1036 号
(72) 发明人 张磊
(51) Int. Cl.
G01R 1/02(2006. 01)
G01R 31/28(2006. 01)

权利要求书 1 页 说明书 2 页 附图 1 页

(54) 实用新型名称
一种基于 PCI 接口的管理卡测试验证板

(57) 摘要
本实用新型提供一种基于 PCI 接口的管理卡测试验证板,其结构包括印制电路板,所述印制电路板的下侧边缘处设置有 PCI 金手指,在印制电路板上设置有与该 PCI 金手指相连接的管理卡连接器,所述管理卡连接器分别与 JTAG 连接器、VGA 接口、GPIO 接口、COM 接口、电源连接器、SMBus 接口相连接,管理卡连接器还通过 PHY 芯片连接有 RJ45 接口。该一种基于 PCI 接口的管理卡测试验证板和现有技术相比,具有设计合理、结构简单、构思巧妙、使用方便等特点,整个管理卡测试板与管理卡可用做一张卡插到标准的 PCI 接口上进行调试和应用,验证所涉及管理卡的功能实现。



1. 一种基于 PCI 接口的管理卡测试验证板,其特征在于其结构包括印制电路板,所述印制电路板的下侧边缘处设置有 PCI 金手指,在印制电路板上设置有与该 PCI 金手指相连接的管理卡连接器,所述管理卡连接器分别与 JTAG 连接器、VGA 接口、GPIO 接口、COM 接口、电源连接器、SMBus 接口相连接,管理卡连接器还通过 PHY 芯片连接有 RJ45 接口,所述 JTAG 连接器、VGA 接口、GPIO 接口、COM 接口、电源连接器、SMBus 接口、PHY 芯片、RJ45 接口均设置在印制电路板上。

一种基于 PCI 接口的管理卡测试验证板

技术领域

[0001] 本实用新型涉及计算机技术领域，具体的说是一种结构简单、基于 PCI 接口的管理卡测试验证板。

背景技术

[0002] 管理卡测试验证板是用于验证所涉及管理卡的功能实现，主要用来测试管理卡的各个接口，调试各个接口是否正常，现有技术中的管理卡测试验证板存在结构复杂、功能验证不齐全、不易安装等不足，因而需要一种能够易插接的管理卡测试板。

发明内容

[0003] 本实用新型的技术任务是解决现有技术的不足，提供一种结构简单、基于 PCI 接口的管理卡测试验证板。

[0004] 本实用新型的技术方案是按以下方式实现的，该一种基于 PCI 接口的管理卡测试验证板，其结构包括印制电路板，所述印制电路板的下侧边缘处设置有 PCI 金手指，在印制电路板上设置有与该 PCI 金手指相连接的管理卡连接器，所述管理卡连接器分别与 JTAG 连接器、VGA 接口、GPIO 接口、COM 接口、电源连接器、SMBus 接口相连接，管理卡连接器还通过 PHY 芯片连接有 RJ45 接口，所述 JTAG 连接器、VGA 接口、GPIO 接口、COM 接口、电源连接器、SMBus 接口、PHY 芯片、RJ45 接口均设置在印制电路板上。

[0005] 本实用新型与现有技术相比所产生的有益效果是：

[0006] 本实用新型的一种基于 PCI 接口的管理卡测试验证板具有结构简单、使用方便、构思巧妙、成本低廉等特点，整个管理卡测试板与管理卡可用做一张卡插到标准的 PCI 接口上进行调试和应用，验证所涉及管理卡的功能实现。适用范围广泛，具有很好的推广使用价值。

附图说明

[0007] 附图 1 是本实用新型的结构示意图。

[0008] 附图中的标记分别表示：

[0009] 1、印制电路板，2、管理卡连接器，3、JTAG 连接器，4、PHY 芯片，5、RJ45 接口，6、VGA 接口，7、GPIO 接口，8、PCI 金手指，9、COM 接口，10、电源连接器，11、SMBus 接口。

具体实施方式

[0010] 下面结合附图对本实用新型的一种基于 PCI 接口的管理卡测试验证板作以下详细说明。

[0011] 如附图 1 所示，该一种基于 PCI 接口的管理卡测试验证板，其结构包括印制电路板 1，所述印制电路板 1 的下侧边缘处设置有 PCI 金手指 8，在印制电路板 1 上设置有与该 PCI 金手指 8 相连接的管理卡连接器 2，所述管理卡连接器 2 分别与 JTAG 连接器 3、VGA 接口 6、

GPIO 接口 7、COM 接口 9、电源连接器、SMBus 接口 11 相连接,管理卡连接器 2 还通过 PHY 芯片 4 连接有 RJ45 接口 10,所述 JTAG 连接器 3、VGA 接口 6、GPIO 接口 7、COM 接口 9、电源连接器 10、SMBus 接口 11、PHY 芯片 4、RJ45 接口 10 均设置在印制电路板 1 上。

[0012] 其中管理卡连接器 2 是用来连接待测试的管理卡的接口;电源连接器 10 用来给该测试版及待测试的管理卡提供电源;管理卡上的所有 SMBus 通过管理卡连接器 2 拉到测试板上的接插件 SMBus 接口 11 上,用于验证管理卡的所有的 SMBus 的功能;JTAG CONN 即 JTAG 连接器 3 则是用来调试管理卡(FW 烧录及验证等);RJ45 接口 5 则通过 PHY 芯片 4 可以实现对管理卡的带外访问(调试与管理);VGA 接口 6 用来验证管理卡的 VGA 功能;接插件 GPIO 接口 7 用来验证管理卡各 GPIO 的设定与功能实现;而通过 COM 接口 9 则可以实现对管理卡启动过程的信息获取,用于调试和通讯。

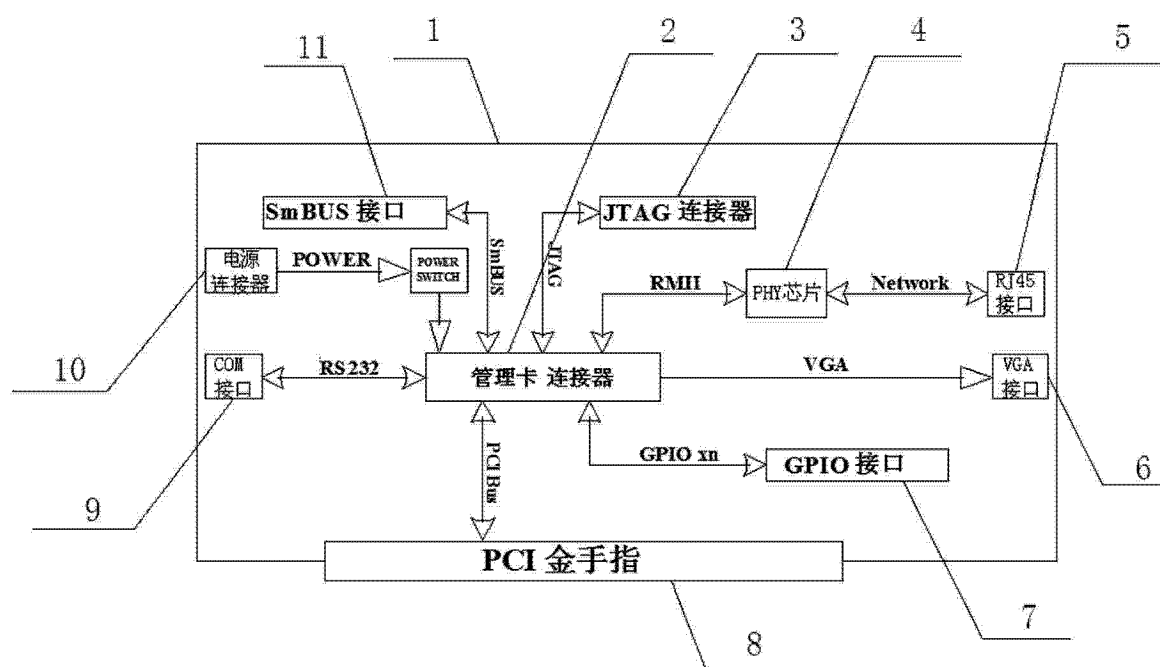


图 1