

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第1部門第2区分

【発行日】令和6年8月23日(2024.8.23)

【公開番号】特開2023-15646(P2023-15646A)

【公開日】令和5年2月1日(2023.2.1)

【年通号数】公開公報(特許)2023-020

【出願番号】特願2021-119554(P2021-119554)

【国際特許分類】

A 63 F 5/04 (2006.01)

10

【F I】

A 63 F 5/04 611B

【手続補正書】

【提出日】令和6年8月15日(2024.8.15)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項1

【補正方法】変更

【補正の内容】

20

【請求項1】

電源投入処理を実行可能とし、

メイン処理を実行可能とし、

タイマ割込み処理を実行可能とし、

電源投入処理として、第1処理と、第2処理とを有し、

第1処理を実行した後に第2処理を実行可能とし、

第1処理が記憶されている最後のアドレスと第2処理が記憶されている最初のアドレスとの間にベクタアドレスを有し、

タイマ割込み処理の開始から終了までの設計上の処理時間を「P」とし、タイマ割込み処理の周期を「T」としたとき、「T > P」を満たすこと

30

ことを特徴とする遊技機。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0005

【補正方法】変更

【補正の内容】

【0005】

本発明は、以下の解決手段によって上述の課題を解決する(かっこ書きで、対応する実施形態の構成を示す。)。

本発明は、

40

電源投入処理(図63のプログラム開始処理)を実行可能とし、

メイン処理(図46)を実行可能とし、

タイマ割込み処理(図66)を実行可能とし、

電源投入処理として、第1処理(図101中、アドレス「0000H」及び「0001H」の処理)と、第2処理(図101中、アドレス「0050H」以降の処理)とを有し、

第1処理を実行した後に第2処理を実行可能とし、

第1処理が記憶されている最後のアドレス(図101中、アドレス「0001H」)と第2処理が記憶されている最初のアドレス(図101中、アドレス「0050H」)との間にベクタアドレス(図101中、アドレス「0004H」)を有し、

50

タイマ割込み処理の開始から終了までの設計上の処理時間を「P」(図7.1中、「Tp」)とし、タイマ割込み処理の周期を「T」(図7.1中、「Tc」)としたとき、「T>P」を満たすことを特徴とする。

10

20

30

40

50