

(19) RÉPUBLIQUE FRANÇAISE
INSTITUT NATIONAL
DE LA PROPRIÉTÉ INDUSTRIELLE
COURBEVOIE

(11) Nº de publication : **3 083 320**
(à n'utiliser que pour les
commandes de reproduction)
(21) Nº d'enregistrement national : **18 55757**
(51) Int Cl⁸ : **G 01 R 15/04** (2018.01), **H 05 K 3/42**, **H 01 F 38/20**

(12)

BREVET D'INVENTION

B1

(54) CIRCUIT IMPRIME INTEGRANT UN PONT DIVISEUR DE COURANT.

(22) Date de dépôt : 27.06.18.

(30) Priorité :

(43) Date de mise à la disposition du public
de la demande : 03.01.20 Bulletin 20/01.

(45) Date de la mise à disposition du public du
brevet d'invention : 11.11.22 Bulletin 22/45.

(56) Liste des documents cités dans le rapport de
recherche :

Se reporter à la fin du présent fascicule

(60) Références à d'autres documents nationaux
apparentés :

Demande(s) d'extension :

(71) Demandeur(s) : SAFRAN ELECTRONICS &
DEFENSE Société par actions simplifiée — FR.

(72) Inventeur(s) : CHETANNEAU PATRICE et GUILLOT
FRANCOIS.

(73) Titulaire(s) : SAFRAN ELECTRONICS & DEFENSE
Société par actions simplifiée.

(74) Mandataire(s) : CABINET BOETTCHER.

FR 3 083 320 - B1



L'invention concerne le domaine des circuits imprimés intégrant un pont diviseur de courant.

ARRIÈRE PLAN DE L'INVENTION

Un capteur de courant à vanne de flux utilise la propriété d'un matériau magnétique formant un noyau magnétique de se saturer à partir d'un certain niveau d'excitation magnétique. En référence à la figure 1, pour un champ magnétique H croissant, la pente de la fonction de transfert entre le champ magnétique H et l'induction magnétique B diminue grandement à partir d'une valeur dite de saturation du noyau magnétique. La valeur de saturation, sur la figure 1, correspond aux intervalles ΔH et ΔB .

En référence aux figures 2 et 3, dans un capteur de courant à vanne de flux classique 1 destiné à mesurer un courant I_m circulant sur un conducteur, un générateur de signaux rectangulaires 2 applique une tension d'excitation rectangulaire V_{ex} aux bornes d'un enroulement d'excitation 3 enroulé autour d'un noyau magnétique 4. Le courant d'excitation I_{ex} circulant dans l'enroulement d'excitation 3 est mesuré par un module de mesure 5. Un détecteur de crêtes 6, relié au module de mesure 5, fournit deux informations : le niveau de saturation et la différence des courants de crête du courant d'excitation I_{ex} . Le niveau de saturation permet d'asservir l'amplitude de la tension d'excitation V_{ex} . La différence des courants de crête du courant d'excitation I_{ex} permet d'estimer le courant à mesurer I_m et d'asservir, via un convertisseur de tension en courant 7, l'amplitude d'un courant de démagnétisation qui circule dans un enroulement de démagnétisation 8 et qui permet de compenser le flux magnétique produit dans le noyau magnétique 4 par le courant à mesurer I_m .

Les capteurs de courant à vanne de flux sont privilégiés dans un certain nombre d'applications. C'est no-

tamment le cas pour la mesure d'un courant circulant dans un organe de coupure de type SSPC (pour « Solid State Power Controller ») à destination d'un équipement utilisateur, ou bien pour la mesure d'un courant circulant dans un organe de conversion d'énergie de type PEM (pour « Power Electronic Module ») relié à une phase d'un moteur.

Lorsque le courant à mesurer I_m est important, une difficulté majeure se présente.

Le courant de démagnétisation, qui permet de compenser le flux magnétique produit dans le noyau magnétique par le courant à mesurer I_m , doit être lui aussi très important. La valeur du courant de démagnétisation doit être égale à celle du courant à mesurer I_m divisé par le rapport de transformation du transformateur ayant pour enroulement primaire le conducteur sur lequel circule le courant à mesurer I_m et pour enroulement secondaire l'enroulement de démagnétisation 8.

Or, le nombre de spires de l'enroulement de démagnétisation 8 est limité par son encombrement et par l'inductance résultante. Plus l'inductance est élevée, plus la vitesse de changement du courant de démagnétisation sera limitée, et donc plus la bande passante du capteur de capteur de courant à vanne de flux 1 sera limitée. Ainsi, augmenter le nombre de spires de l'enroulement de démagnétisation 8 ne constitue pas une solution pertinente.

Augmenter directement le courant de démagnétisation généré ne constitue pas non plus une solution pertinente. En effet, cette augmentation implique de produire une tension de démagnétisation très importante, ce qui est complexe à réaliser avec des composants standards.

OBJET DE L'INVENTION

L'invention a pour objet de résoudre le problème qui vient d'être évoqué.

En vue de la réalisation de ce but, on propose un circuit imprimé comportant une première piste, une deuxième piste et au moins une couche isolante s'étendant entre la première piste et la deuxième piste, le circuit imprimé comportant de plus un premier ensemble traversant d'au moins un premier trou métallisé et un deuxième ensemble traversant d'au moins un deuxième trou métallisé, chaque premier trou métallisé et chaque deuxième trou métallisé reliant la première piste et la deuxième piste en s'étendant au travers de la couche isolante, le premier ensemble traversant et le deuxième ensemble traversant formant respectivement une première branche et une deuxième branche d'un pont diviseur de courant.

Dans un circuit imprimé tel que le circuit imprimé selon l'invention, les caractéristiques électriques du premier trou métallisé et du deuxième trou métallisé sont parfaitement reproductibles. Ainsi, le rapport entre la résistance de la première branche et la résistance de la deuxième branche du pont diviseur de courant est connu très précisément.

Le pont diviseur de courant permet donc par exemple de réduire un courant principal que l'on souhaite mesurer, et d'obtenir ainsi un courant à mesurer réduit dont le rapport avec le courant principal est parfaitement connu. On estime donc le courant principal à partir d'une mesure d'un courant à mesurer réduit.

Ainsi, en intégrant le pont diviseur de courant dans un capteur de courant à vanne de flux, on réduit le courant à mesurer et on réduit par conséquent le courant de démagnétisation nécessaire pour compenser le flux magnétique produit dans le noyau magnétique du capteur de courant à vanne de flux par ledit courant à mesurer.

On propose aussi un capteur de courant à vanne de flux comportant un circuit imprimé tel que celui qui vient d'être décrit.

L'invention sera mieux comprise à la lumière de la description qui suit d'un mode de mise en œuvre particulier non limitatif de l'invention.

BREVE DESCRIPTION DES DESSINS

Il sera fait référence aux dessins annexés, parmi lesquels :

- la figure 1 représente la courbe d'une fonction de transfert entre un champ magnétique et une induction magnétique ;

- la figure 2 représente un capteur de courant à vanne de flux existant ;

- la figure 3 représente la courbe d'une tension d'excitation et la courbe d'un courant d'excitation qui excitent un noyau magnétique du capteur de courant à vanne de flux existant ;

- la figure 4 représente un nouveau capteur de courant à vanne de flux ;

- la figure 5 représente un pont diviseur de courant intégré dans un circuit imprimé selon l'invention et utilisé pour mesurer un courant à mesurer ;

- la figure 6 est une vue en coupe du circuit imprimé selon l'invention dans lequel est intégré le pont diviseur de courant ;

- la figure 7 est une vue analogue à celle de la figure 6, mais de dessus.

DESCRIPTION DETAILLEE DE L'INVENTION

En référence à la figure 4, un capteur de courant à vanne de flux 10 est ici utilisé pour mesurer un courant à mesurer I_m qui circule sur un conducteur 11.

Le capteur de courant à vanne de flux 10 comporte un transformateur 12 comprenant un noyau magnétique 13, un enroulement primaire et un enroulement secondaire. L'enroulement primaire est le conducteur 11. Le noyau magnétique 13 s'étend autour du conducteur 11.

L'enroulement secondaire est un enroulement de mesure 14

enroulé autour du noyau magnétique 13.

Le capteur de courant à vanne de flux 10 comporte une pluralité de composants électroniques formant une partie numérique 15 et une partie analogique 16.

5 La partie numérique 15 comporte un composant de traitement numérique qui est en l'occurrence un FPGA mais qui pourrait être un composant différent : microcontrôleur, processeur, ASIC, etc.

10 Le capteur de courant à vanne de flux 10 comprend de plus un circuit d'acquisition 17. Le circuit d'acquisition 17 appartient à la partie analogique 16.

Le circuit d'acquisition 17 est relié à l'enroulement de mesure 14.

15 Le circuit d'acquisition 17 comprend un filtre passe-haut 19 et un convertisseur analogique numérique 20 connecté à une sortie du filtre passe-haut 19.

20 Le convertisseur analogique numérique 20 est ici un convertisseur 12 bits dont le fonctionnement est cadencé à une fréquence Fech. Ici Fech = 100MHz. Le convertisseur analogique numérique 20 pourrait bien sûr présenter des caractéristiques différentes.

25 Le circuit d'acquisition 17 acquiert une tension de mesure analogique Ve aux bornes de l'enroulement de mesure 14. La tension de mesure Ve est appliquée en entrée du filtre passe-haut 19.

La tension résultante est appliquée en entrée du convertisseur analogique numérique 20 qui produit un signal de mesure numérique Sm.

30 Le capteur de courant à vanne de flux 10 comprend un générateur haute fréquence 22. Le générateur haute fréquence 22 est intégré dans le FPGA (on pourrait remplacer le terme « intégré » par l'un des termes suivants : programmé, implémenté, mis en œuvre, etc.)

35 Le générateur haute fréquence 22 produit un signal de référence numérique de fréquence f0, un signal de

référence numérique de fréquence $2.f_0$ et un signal de référence numérique de fréquence $3.f_0$.

Le signal de référence numérique de fréquence f_0 est ici de la forme :

5 $S1r = \sin(\omega_0 t)$.

Le signal de référence numérique de fréquence $2.f_0$ est ici de la forme :

$S2r = \cos(2.\omega_0 t)$.

Le signal de référence numérique de fréquence $3.f_0$ est ici de la forme :

$S3r = \sin(3.\omega_0 t)$.

Le capteur de courant à vanne de flux 10 comprend de plus un circuit d'excitation 23. Le circuit d'excitation 23 est implanté dans le FPGA.

15 Le circuit d'excitation 23 est relié au générateur haute fréquence 22.

Le circuit d'excitation 23 comporte un circuit d'excitation brute 24 et un circuit d'asservissement d'excitation 25.

20 Le circuit d'excitation brute 24 reçoit le signal de référence numérique de fréquence f_0 et le signal de référence numérique de fréquence $3.f_0$ et produit à partir de ces signaux un signal d'excitation partiel numérique de fréquence f_0 et un signal d'excitation partiel numérique de fréquence $3.f_0$.

25 Le signal d'excitation partiel numérique de fréquence f_0 est ici de la forme :

$S1p = k1.\sin(\omega_0 t)$.

Le signal d'excitation partiel numérique de fréquence $3.f_0$ est ici de la forme :

30 $S3p = k2.\sin(3.\omega_0 t)$.

Le circuit d'excitation brute 24 additionne le signal d'excitation partiel numérique de fréquence f_0 et le signal d'excitation partiel numérique de fréquence

3.f0 pour générer un signal d'excitation numérique brut. Le signal d'excitation numérique brut est de la forme : $Seb = S1p + S3p = k1.\sin(\omega_0 t) + k2.\sin(3\omega_0 t)$.

Le circuit d'asservissement d'excitation 25 est relié au générateur haute fréquence 22.

Le circuit d'asservissement d'excitation 25 reçoit le signal de référence numérique de fréquence 3.f0 et produit à partir du signal de référence numérique de fréquence 3.f0 un signal de démodulation numérique de fréquence 3.f0.

Le signal de démodulation numérique de fréquence 3.f0 est ici de la forme :

$$S3d = k3.\sin(3.\omega_0 t).$$

Le circuit d'asservissement d'excitation 25 comporte un premier multiplicateur 27, un deuxième multiplicateur 28, un intégrateur 29 et un premier amplificateur 30. Le premier amplificateur 30 est connecté à une sortie de l'intégrateur 29.

Le premier multiplicateur 27 multiplie le signal de mesure numérique Sm par le signal de démodulation numérique de fréquence 3.f0. Le signal résultant est appliqué en entrée de l'intégrateur 29.

On note que le premier multiplicateur 27 et l'intégrateur 29 jouent le rôle d'un premier démodulateur synchrone.

Le premier amplificateur 30 produit alors un signal d'erreur numérique. Le deuxième multiplicateur 28 multiplie le signal d'excitation numérique brut Seb par le signal d'erreur numérique pour obtenir un signal d'excitation numérique. Le signal d'excitation numérique est de la forme :

$$Se = k0.(k1.\sin(\omega_0 t) + k2.\sin(3\omega_0 t)).$$

Le capteur de courant à vanne de flux 10 comprend de plus un circuit d'asservissement de démagnétisation 32.

Le circuit d'asservissement de démagnétisation 32 est intégré dans le FPGA.

Le circuit d'asservissement de démagnétisation 32 est relié au générateur haute fréquence 22.

5 Le circuit d'asservissement de démagnétisation 32 reçoit le signal de référence numérique de fréquence 2.f0 et produit à partir du signal de référence numérique de fréquence 2.f0 un signal de démodulation numérique de fréquence 2.f0.

10 Le signal de démodulation numérique de fréquence 2.f0 est ici de la forme :

$$S2d = k4 \cdot \cos(2 \cdot \omega_0 t).$$

15 Le circuit d'asservissement de démagnétisation 32 comporte un troisième multiplicateur 33, un filtre passe-bas 34 et un deuxième amplificateur 35. Le deuxième amplificateur 35 est connecté à une sortie du filtre passe-bas 34.

20 Le troisième multiplicateur 33 multiplie le signal de mesure numérique S_m par le signal de démodulation numérique de fréquence 2.f0. Le signal résultant est appliqué en entrée du filtre passe-bas 34. Le deuxième amplificateur 35 produit alors un signal image numérique du courant à mesurer I_m , qui est aussi un signal de démagnétisation numérique S_{dm} . Le signal image numérique, ou signal de démagnétisation numérique S_{dm} , est de la forme

25 $S_{dm} = k \cdot I_m$.

On note que le troisième multiplicateur 33 et le filtre passe-bas 34 jouent le rôle d'un deuxième démodulateur synchrone.

30 Le capteur de courant à vanne de flux 10 comprend de plus un sommateur 36. Le sommateur 36 est implanté dans le FPGA.

35 Le sommateur 36 somme le signal d'excitation numérique S_e et le signal de démagnétisation numérique S_{dm} pour obtenir un signal d'injection numérique S_i .

On a :

$$Si = k0.(k1.\sin(\omega_0 t) + k2.\sin(3\omega_0 t)) + kIm.$$

Le capteur de courant à vanne de flux 10 comporte en outre un circuit d'injection 37. Le circuit d'injection 37 appartient à la partie analogique 16.

Le circuit d'injection 37 est relié au sommateur 36 et à l'enroulement de mesure 14.

Le circuit d'injection 37 comprend un convertisseur numérique analogique 38.

Le convertisseur numérique analogique 38 est ici un convertisseur 12 bits dont le fonctionnement est cadencé à la fréquence Fech ($Fech = 100MHz$). Le convertisseur numérique analogique 38 pourrait bien sûr présenter des caractéristiques différentes.

Le convertisseur numérique analogique 38 acquiert le signal d'injection numérique Si , produit un courant d'excitation analogique Ie à partir du signal d'injection numérique Si , et injecte le courant d'excitation Ie dans l'enroulement de mesure 14.

On décrit maintenant le fonctionnement du capteur de courant à vanne de flux 10.

Le circuit d'excitation 23 génère un signal d'excitation numérique Se , qui est transformé en un courant d'excitation Ie et injecté dans l'enroulement de mesure 14.

La tension de mesure Ve est acquise puis numérisée pour produire un signal de mesure numérique Sm .

En sortie du deuxième amplificateur 35, on obtient un signal image numérique du courant à mesurer Im . Ce signal image numérique est utilisé pour estimer le courant à mesurer Im .

Le signal image numérique est aussi un signal de démagnétisation numérique Sdm qui permet de compenser le flux magnétique produit par le courant à mesurer Im .

Grâce au sommateur 36 et par mise en parallèle, on additionne facilement le signal de démagnétisation numérique S_{dm} et le signal d'excitation numérique S_e . Le courant d'excitation I_e permet donc à la fois d'exciter le noyau magnétique 13 et de démagnétiser le noyau magnétique 13. Le courant de démagnétisation est donc intégré dans le courant d'excitation I_e .

La saturation du noyau magnétique 13 provoque une dissymétrie de la tension de mesure V_e , ladite tension de mesure V_e étant constituée par la somme d'une composante de fréquence f_0 en $\sin(\omega_0 t)$, correspondant à la fondamentale, et d'une composante de fréquence $2.f_0$ en $\cos(2\omega_0 t)$, correspondant à la composante harmonique d'ordre 2.

On note que l'amplitude du signal d'excitation partiel numérique de fréquence f_0 et celle du signal d'excitation partiel numérique de fréquence $3.f_0$ sont réglées pour obtenir un courant d'excitation I_e dont la composante de fréquence $3.f_0$ (ou composante harmonique d'ordre 3) est en phase avec la composante de fréquence f_0 (ou fondamentale).

La composante harmonique d'ordre 3 de la tension de mesure V_e , obtenue après démodulation synchrone via le premier démodulateur synchrone, est positive. En cas de saturation du noyau magnétique 13, la composante harmonique d'ordre 3 est atténuée plus fortement que la fondamentale et la composante harmonique d'ordre 3 après démodulation synchrone devient négative, car l'harmonique d'ordre 3 passe en opposition de phase avec la fondamentale.

Ainsi, lorsque le courant d'excitation I_e est tel que le noyau magnétique 13 se rapproche de la saturation, le rapport de l'amplitude de la composante harmonique d'ordre 1 et de l'amplitude de la composante harmonique d'ordre 3 de la tension de mesure V_e évolue jusqu'à annulation de la composante harmonique d'ordre 3, puis

jusqu'à inversion de phase de la composante harmonique d'ordre 3. Le point de fonctionnement correspondant à l'annulation de la composante harmonique d'ordre 3 de la tension de mesure V_e est donc un point de fonctionnement optimal du capteur de courant à vanne de flux 10. Ce point de fonctionnement optimal correspond au coude 9 de la courbe de fonction de transfert de la figure 1.

En sortie du premier amplificateur 30, on obtient un signal d'erreur numérique.

Le signal d'erreur numérique permet d'asservir le courant d'excitation I_e . L'asservissement consiste à contrôler le courant d'excitation I_e pour annuler la composante harmonique d'ordre 3 de la tension de mesure V_e . Le capteur de courant à vanne de flux 10 fonctionne ainsi en permanence sur le point de fonctionnement optimal. On obtient de la sorte un gain maximal des dissymétries introduites par le courant à mesurer I_m et détectables sur la tension de mesure V_e . On note que cet asservissement par démodulation synchrone de la composante harmonique d'ordre 3 est peu sensible aux perturbations électromagnétiques externes, car tous les signaux de fréquence différente de la fréquence $3.f_0$ génèrent des produits d'intermodulation dont les composantes sont filtrées par le filtre passe-bas 34 connecté en sortie du troisième multiplieur 33. On note par ailleurs que cet asservissement n'a pas besoin d'être très rapide, car les variations provenant de paramètres extérieurs (température, vieillissement) sont relativement lentes.

Ainsi, l'enroulement de mesure 14 est utilisé à la fois pour exciter le noyau magnétique 13, pour contrôler cette excitation, pour mesurer le courant à mesurer I_m , et pour compenser le flux magnétique produit dans le noyau magnétique 13 par le courant à mesurer I_m (démagnétisation).

La mutualisation de ces fonctions sur un seul enroulement de mesure 14 permet de simplifier, de réduire le coût et la masse, et de faciliter la fabrication du capteur de courant à vanne de flux 10.

5 On note par ailleurs que la chaîne de traitement de la mesure est principalement numérique : un unique FPGA permet de mettre en œuvre une grande partie de cette chaîne de traitement.

10 La numérisation de la chaîne de traitement augmente la fiabilité et la robustesse de celle-ci (notamment en température), réduit son coût, facilite sa fabrication et améliore sa reproductibilité industrielle.

15 L'amélioration de la régulation du point de fonctionnement grâce à la démodulation par le premier démodulateur synchrone permet par ailleurs d'obtenir une meilleure immunité aux bruits.

20 De plus, l'utilisation des démodulateurs synchrones permet de fonctionner à haute fréquence, ce qui autorise une bande passante importante du courant à mesurer I_m tout en conservant une très bonne immunité aux perturbations électromagnétiques externes.

25 Comme la mesure se fait toujours dans le point de fonctionnement optimal correspondant au coude 9 de saturation, la sensibilité du capteur de courant à vanne de flux 10 est constante dans la plage de température. La précision du capteur de courant à vanne de flux 10 est donc bonne dans une plage importante de température.

30 Comme on l'a indiqué plus tôt, le capteur de courant à vanne de flux 10 mesure un courant à mesurer I_m qui circule sur un conducteur 11.

Cette situation ne soulève pas de difficulté particulière lorsque le courant à mesurer I_m est faible (inférieur à 1A par exemple).

35 Cependant, lorsque le courant à mesurer est important, une difficulté majeure se présente.

Le courant de démagnétisation, qui permet de compenser le flux magnétique produit dans le noyau magnétique 13 par le courant à mesurer I_m , doit être lui aussi très important. La valeur du courant de démagnétisation doit 5 être égale à celle du courant à mesurer divisé par le rapport de transformation du transformateur 12, associé aux caractéristiques de l'enroulement primaire et de l'enroulement secondaire.

Or, le nombre de spires de l'enroulement de mesure 10 14 est limité par son encombrement et par l'inductance résultante. Plus l'inductance est élevée, plus la vitesse de changement du courant de démagnétisation (issue du signal de démagnétisation numérique S_{dm}) sera limitée, et donc plus la bande passante du capteur de courant à vanne 15 de flux 10 sera limitée. Ainsi, augmenter le nombre de spires de l'enroulement secondaire n'est pas une solution efficace.

Augmenter le courant de démagnétisation n'est pas non plus une solution efficace. En effet, cela implique 20 de générer une tension de démagnétisation très importante sous un courant de démagnétisation important, ce qui est complexe à réaliser avec des composants standards.

On note que ce problème n'est pas propre au capteur de courant à vanne de flux 10 qui vient d'être décrit, 25 mais concerne tout les capteurs de courant à vanne de flux (et notamment ceux qui comportent un enroulement dédié à la démagnétisation).

Pour résoudre cette difficulté, on met en œuvre un pont diviseur de courant de manière à réduire la valeur 30 du courant à mesurer.

En référence aux figures 5 à 7, le capteur de courant à vanne de flux 10 comprend un circuit imprimé selon l'invention 40 sur lequel sont notamment montés la pluralité de composants électroniques formant la partie numérique 35 15 et la partie analogique 16.

Le circuit imprimé selon l'invention 40 comprend ici une première couche conductrice 41, une deuxième couche conductrice 42 et une couche isolante 43. La première couche conductrice 41 et la deuxième couche conductrice 42 s'étendent ici chacune sur une face opposée du circuit imprimé 40.

La première couche conductrice 41 comprend une première piste 44 et la deuxième couche conductrice 42 comprend une deuxième piste 45. La couche isolante 43 s'étend donc entre la première piste 44 et la deuxième piste 45.

Le circuit imprimé 40 comporte de plus un premier ensemble traversant d'au moins un premier trou métallisé 47 et un deuxième ensemble traversant d'au moins un deuxième trou métallisé 48. Ici, en l'occurrence, le premier ensemble traversant comprend plusieurs premiers trous métallisés 47 et le deuxième ensemble traversant comprend plusieurs deuxièmes trous métallisés 48. Les premiers trous métallisés 47 et les deuxièmes trous métallisés 48 ont ici tous un même premier diamètre.

Un « trou métallisé » pourrait aussi être appelé un « via ». Le « trou métallisé » peut être réalisé par tout type de procédé. Le « trou métallisé » peut en particulier être rendu conducteur par dépôt d'un matériau métallique ou de tout type de matériau conducteur. Le « trou métallisé » peut aussi être rendu conducteur par insertion d'un tube ou d'un rivet métallique, ou de tout type de conducteur.

Chaque premier trou métallisé 47 et chaque deuxième trou métallisé 48 relient la première piste 44 et la deuxième piste 45 en s'étendant au travers de la couche isolante 43.

Le premier ensemble traversant et le deuxième ensemble traversant forment respectivement une première

branche 51 et une deuxième branche 52 d'un pont diviseur de courant 53.

5 Ainsi, le courant à mesurer I_m est en réalité ici non pas un courant principal I_p dont on veut connaître la valeur, mais le courant à mesurer I_m est issu d'une division du courant principal I_p et est utilisé pour estimer la valeur du courant principal I_p . Le courant principal I_p circule dans la première piste 44, dans la première branche 51 et la deuxième branche 52 du pont diviseur de courant 53, et dans la deuxième piste 45.

10 On voit bien ici que le conducteur 11 évoqué plus haut, sur lequel circule le courant à mesurer, est le deuxième ensemble traversant (ou la deuxième branche 52).

15 Ici, le courant principal I_p est égal à 10A.

20 Le nombre de premiers trous métallisés 47 du premier ensemble traversant est neuf fois plus important que celui de deuxièmes trous métallisés 48 du deuxième ensemble traversant. La deuxième résistance de la deuxième branche 52 est donc neuf fois plus élevée que la première résistance de la première branche 51.

25 Le courant à mesurer I_m , circulant dans la deuxième branche 52 du pont diviseur de courant 53, est égal à 1A, alors que le courant circulant dans la première branche 51 du pont diviseur de courant 53 est égal à 9A.

30 On met ici à profit les propriétés de reproductibilité des caractéristiques électriques de plusieurs trous métallisés de même diamètre et adjacents sur le même circuit imprimé 40.

35 La première résistance de la première branche 51 et la deuxième résistance de la deuxième branche 52 sont mal connues mais leur rapport, lui, est connu de manière très précise grâce à cette reproductibilité.

Le premier ensemble traversant et le deuxième ensemble traversant sont donc équivalents à deux résistances shunt de rapport parfaitement maîtrisé.

On connaît donc de manière très précise le rapport entre le courant à mesurer I_m et le courant principal I_p . Mesurer le courant à mesurer I_m permet d'estimer très précisément le courant principal I_p , tout en réduisant 5 celui-ci pour réduire le courant de démagnétisation requis.

Le courant à mesurer I_m est mesuré grâce au transformateur 12 qui a été évoqué plus tôt.

Le transformateur 12 comporte le circuit imprimé 40 10 ou, plus exactement, une portion du circuit imprimé 40, car le circuit imprimé porte aussi la partie numérique 15 et la partie analogique 16.

Le deuxième ensemble traversant qui vient d'être décrit 15 est aussi appelé ici « ensemble traversant primaire ». Les deuxièmes trous métallisés 48 sont des « trous métallisés primaires ».

Le circuit imprimé 40 comporte de plus un troisième ensemble traversant comportant au moins un troisième trou métallisé 56 s'étendant au travers de la couche isolante 20 43, et un quatrième ensemble traversant comportant au moins un quatrième trou métallisé 57 s'étendant au travers de la couche isolante 43. Ici, en l'occurrence, le troisième ensemble traversant comprend plusieurs troisièmes trous métallisés 56 et le quatrième ensemble traversant comprend plusieurs quatrièmes trous métallisés 25 57. Les troisièmes trous métallisés 56 et les quatrièmes trous métallisés 57 ont ici tous un même deuxième diamètre qui, pour une raison d'encombrement, est inférieur au premier diamètre des premiers trous métallisés 47 et 30 des deuxièmes trous métallisés 48. Le nombre de troisièmes trous métallisés 56 est égal au nombre de quatrièmes trous métallisés 57.

Le troisième ensemble traversant et le quatrième ensemble traversant forment un ensemble appelé ici « ensemble traversant secondaire ». Dans l'ensemble traversant

sant secondaire, les troisièmes trous métallisés 56 forment au moins un, en l'occurrence plusieurs « premiers trous métallisés secondaires » 56, et les quatrièmes trous métallisés 57 forment au moins un, en l'occurrence plusieurs « deuxièmes trous métallisés secondaires » 57.

Le transformateur 12 comporte de plus le noyau magnétique 13. Le noyau magnétique 13 s'étend dans une épaisseur du circuit imprimé 40.

Le noyau magnétique 13 présente la forme d'un tube de sections extérieure et intérieure rectangulaires. On note que le noyau magnétique 13 pourrait bien évidemment présenter une forme différente. Le noyau magnétique 13 comporte une portion de noyau primaire 60 et une portion de noyau secondaire 61.

L'ensemble traversant primaire s'étend à l'intérieur du noyau magnétique 13, à proximité de la portion de noyau primaire 60.

L'ensemble traversant primaire forme ainsi une portion d'un enroulement primaire du transformateur 12, le dit enroulement primaire comportant ici une seule spire.

Les premiers trous métallisés secondaires 56 s'étendent à l'intérieur du noyau magnétique 13, à proximité de la portion de noyau secondaire 61. Les deuxièmes trous métallisés secondaires 57 s'étendent à l'extérieur du noyau magnétique 13, à proximité de la portion de noyau secondaire 61.

On voit que les premiers trous métallisés secondaires 56 et les deuxièmes trous métallisés secondaires 57 sont reliés entre eux par des éléments conducteurs 65 (par exemple, mais pas nécessairement, des pistes) qui s'étendent sur la première couche conductrice 41 et sur la deuxième couche conductrice 42. Seuls deux éléments conducteurs 65 sont représentés sur la figure 7.

Le troisième ensemble traversant forme ainsi une première portion de l'enroulement secondaire du transfor-

mateur 12. Le quatrième ensemble traversant forme ainsi une deuxième portion de l'enroulement secondaire du transformateur. L'ensemble traversant secondaire forme donc une portion de l'enroulement secondaire du transformateur 12.

L'enroulement secondaire comporte une pluralité de spires, chaque spire comprenant un premier trou métallisé secondaire 56, un deuxième trou métallisé secondaire 57 et un élément conducteur 65.

10 Comme on l'aura compris, l'enroulement secondaire du transformateur 12 est l'enroulement de mesure 14 évoqué plus tôt.

15 On décrit maintenant la fabrication du circuit imprimé 40 et du noyau magnétique 13 qui s'étend dans une épaisseur du circuit imprimé 40.

Le circuit imprimé 40 comprend une première couche de « prépreg » (pour « préimprégné ») et une deuxième couche de « prépreg ». La première couche de prépreg et la deuxième couche de prépreg ne sont pas polymérisées.

20 Le noyau magnétique 13 comporte un mélange d'une poudre magnétique et d'une résine constituant un liant de la poudre magnétique.

25 La poudre magnétique est formée d'une structure cristalline, en l'occurrence de grenat d'yttrium et de fer ($Y_3Fe_{15}O_{12}$).

La résine est une résine époxy.

Le noyau magnétique 13 est déposé sur la première couche de prépreg par sérigraphie.

30 Puis, le noyau magnétique 13 est recouvert par la deuxième couche de prépreg.

Le circuit imprimé 40 est ensuite passé dans un four.

On perce alors le circuit imprimé 40 pour réaliser les trous métallisés qui ont été décrits.

Alternativement, il est possible fabriquer le noyau magnétique 13 en utilisant une technologie de fabrication additive par frittage laser.

La poudre magnétique est déposée sur une première couche de prépreg. Puis, un faisceau laser est utilisé pour agglomérer la couche de poudre magnétique sur des zones prédéfinies de manière à former le noyau magnétique 13.

Le noyau magnétique 13 est alors recouvert par la deuxième couche de prépreg.

La fabrication du noyau magnétique 13 par frittage laser semble plus efficace. En effet, dans le cas de la fabrication par sérigraphie, on constate que, dans le mélange de poudre magnétique et de résine, on trouve autant d'entrefers que de particules de poudre magnétique. Ces entrefers diminuent les performances du noyau magnétique 13. Dans le cas du frittage laser, les particules de la poudre magnétique sont fusionnées, ce qui évite de créer lesdits entrefers.

Bien entendu, l'invention n'est pas limitée au mode de réalisation décrit mais englobe toute variante entrant dans le champ de l'invention telle que définie par les revendications.

On a indiqué que le capteur de courant à vanne de flux comporte une partie numérique et une partie analogique, et que le convertisseur analogique numérique et le convertisseur numérique analogique appartiennent à la partie analogique. Bien sûr, on pourrait considérer que ces composants sont des composants numériques, et même qu'ils sont directement intégrés dans le FPGA (ou dans un microcontrôleur ou autre composant numérique), de sorte qu'ils appartiendraient alors à la partie numérique.

On a indiqué ici que la première couche conductrice comprenant la première piste et la deuxième couche conductrice comprenant la deuxième piste s'étendent ici cha-

cune sur une face opposée du circuit imprimé. Bien sûr, la première couche conductrice et la deuxième couche conductrice pourraient être des couches internes du circuit imprimé, séparées par une ou plusieurs couches isolantes.

5 On a aussi décrit des ensembles traversant comprenant chacun un ou des trous métallisés. Les trous métallisés traversent ici une même couche isolante. Bien sûr, les trous métallisés pourraient traverser plusieurs couches isolantes, voir même une ou des couches isolantes
10 et une ou des couches conductrices. Des ensembles traversant distincts pourraient aussi traverser des piles de couches distinctes.

15 On a indiqué ici que l'ensemble traversant secondaire comprend au moins un premier trou métallisé secondaire et au moins un deuxième trou métallisé secondaire qui s'étendent de part et d'autre d'une portion de noyau secondaire du noyau magnétique. Bien sûr, il est possible aussi que l'ensemble traversant primaire comprenne au moins un premier trou métallisé primaire et au moins un
20 deuxième trou métallisé primaire qui s'étendent de part et d'autre d'une portion de noyau primaire du noyau magnétique. Les deux configurations peuvent aussi coexister.

25 Bien sûr, le circuit imprimé selon l'invention et le pont diviseur de courant peuvent être utilisés dans tout type d'application requérant un pont diviseur de courant : l'invention n'est aucunement limitée aux capteurs de courant à vanne de flux.

REVENDICATIONS

1. Circuit imprimé comportant une première piste (44), une deuxième piste (45) et au moins une couche isolante (43) s'étendant entre la première piste et la deuxième piste, le circuit imprimé comportant de plus un premier ensemble traversant d'au moins un premier trou métallisé (47) et un deuxième ensemble traversant d'au moins un deuxième trou métallisé (48), chaque premier trou métallisé et chaque deuxième trou métallisé reliant la première piste et la deuxième piste en s'étendant au travers de la couche isolante, le premier ensemble traversant et le deuxième ensemble traversant formant respectivement une première branche (51) et une deuxième branche (52) d'un pont diviseur de courant (53).

2. Circuit imprimé selon la revendication 1, dans lequel la première piste et la deuxième piste s'étendent chacune sur une face opposée du circuit imprimé (40).

3. Circuit imprimé selon l'une des revendications précédentes, dans lequel le ou les premiers trous métallisés (47) et le ou les deuxièmes trous métallisés (48) ont un même premier diamètre.

4. Circuit imprimé selon l'une des revendications précédentes, comportant en outre des moyens de mesure agencés pour mesurer un courant à mesurer (I_m) circulant dans la deuxième branche (52), les moyens de mesure étant utilisés pour estimer un courant principal (I_p) circulant dans la première piste (44) et la deuxième piste (45) à partir du courant à mesurer.

5. Circuit imprimé selon la revendication 4, dans lequel les moyens de mesure comprennent un transformateur (12), le deuxième ensemble traversant formant une portion d'un enroulement primaire du transformateur (12).

35 6. Circuit imprimé selon la revendication 5,

comportant de plus un troisième ensemble traversant d'au moins un troisième trou métallisé (56) s'étendant au travers de la couche isolante (43), le troisième ensemble traversant formant une première portion d'un enroulement secondaire du transformateur.

7. Circuit imprimé selon la revendication 6, comportant de plus un quatrième ensemble traversant d'au moins un quatrième trou métallisé (57) s'étendant au travers de la couche isolante (43), le quatrième ensemble traversant formant une deuxième portion de l'enroulement secondaire du transformateur.

8. Circuit imprimé selon la revendication 7, dans lequel le ou les troisièmes trous métallisés et le ou les quatrièmes trous métallisés ont un même deuxième diamètre inférieur au premier diamètre.

9. Circuit imprimé selon l'une des revendications 5 à 8, dans lequel le transformateur comporte un noyau magnétique (13) qui s'étend dans une épaisseur du circuit imprimé (40).

10. Circuit imprimé selon les revendications 7 et 9, dans lequel le noyau magnétique comprend une portion de noyau secondaire (61) qui s'étend entre le troisième ensemble traversant et le quatrième ensemble traversant.

11. Capteur de courant à vanne de flux comportant un circuit imprimé selon l'une des revendications précédentes.

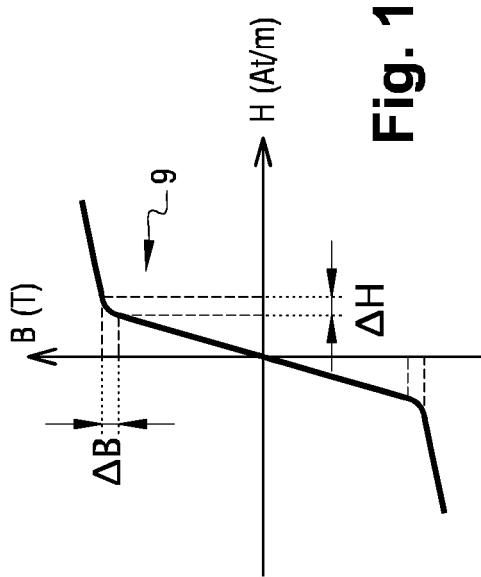


Fig. 1

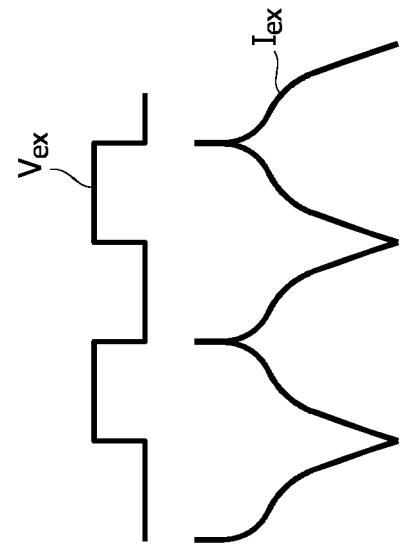


Fig. 3

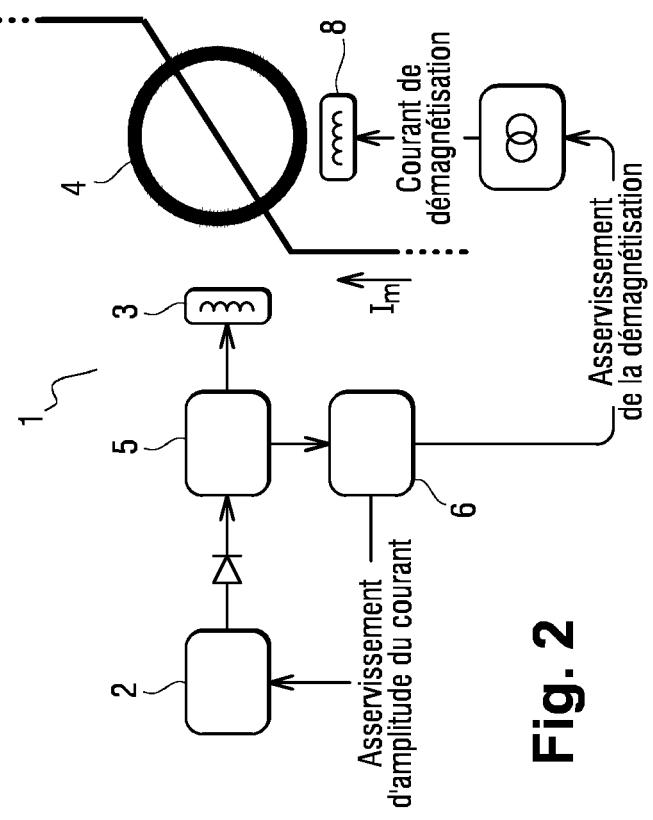
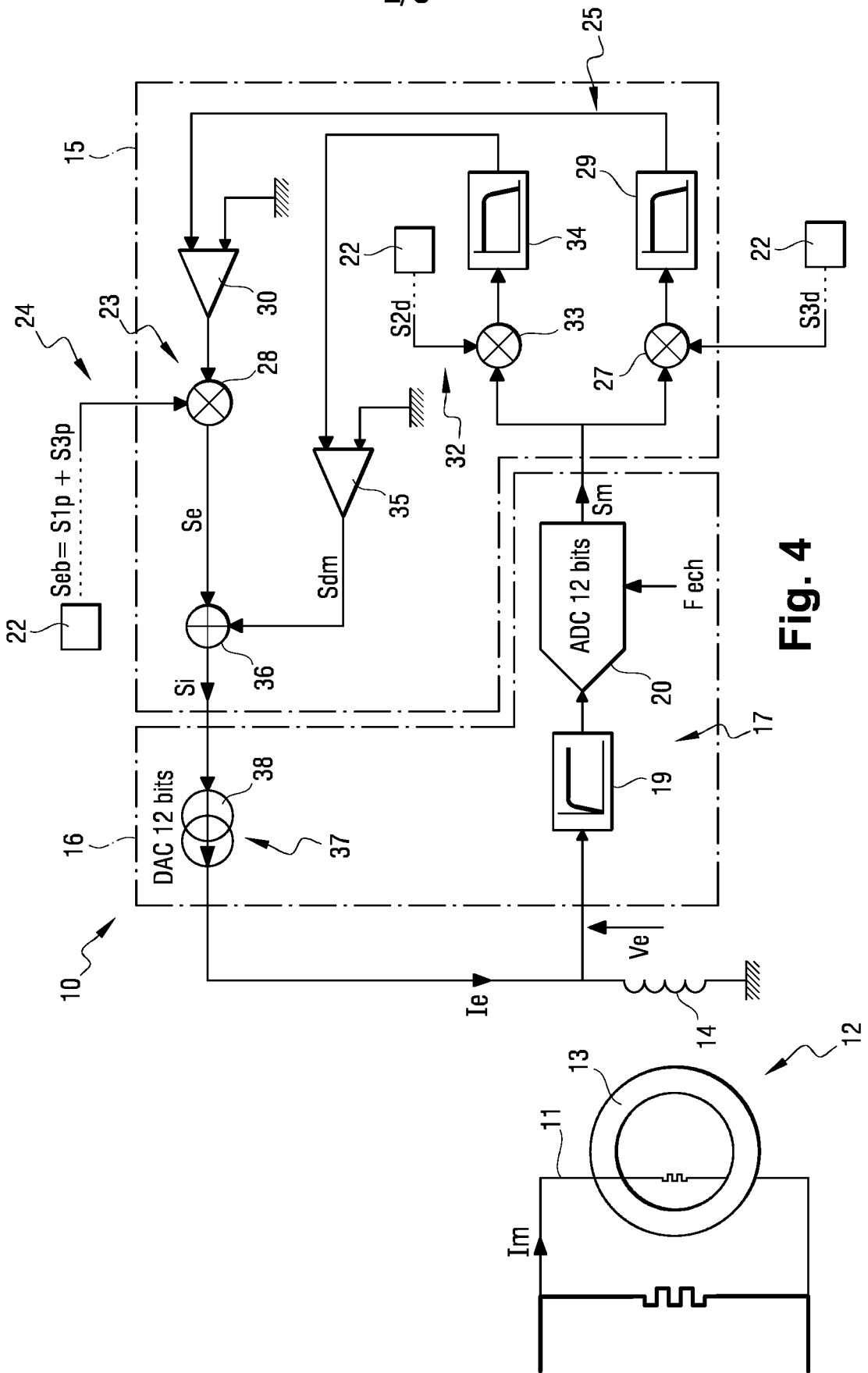


Fig. 2

2/3

**Fig. 4**

3/3

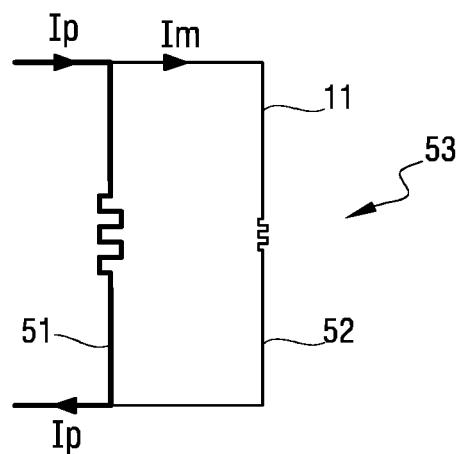


Fig. 5

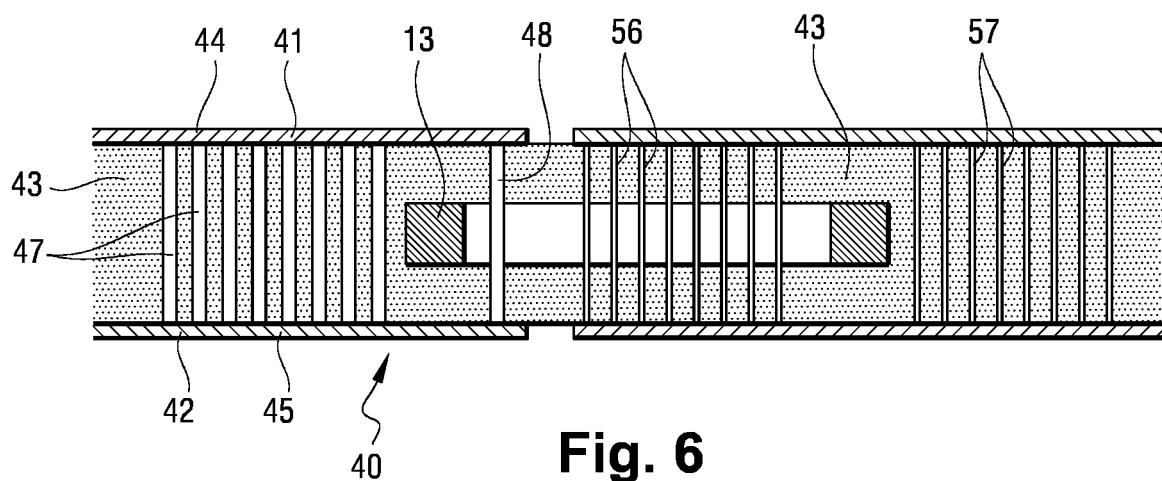


Fig. 6

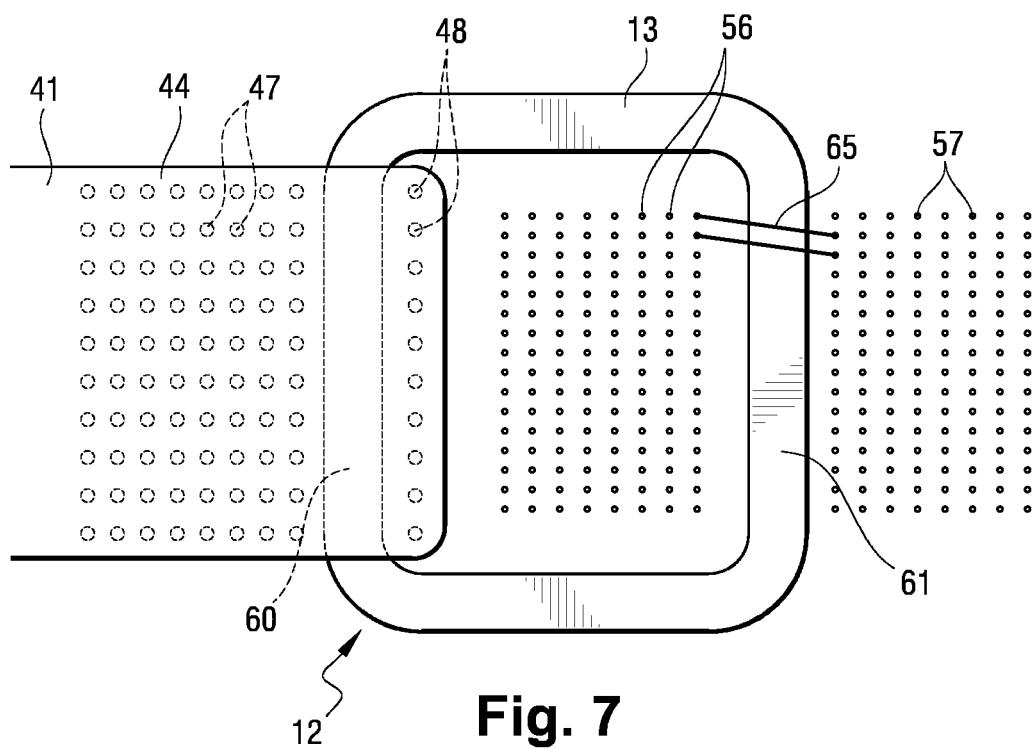


Fig. 7

RAPPORT DE RECHERCHE

articles L.612-14, L.612-53 à 69 du code de la propriété intellectuelle

OBJET DU RAPPORT DE RECHERCHE

L'I.N.P.I. annexe à chaque brevet un "RAPPORT DE RECHERCHE" citant les éléments de l'état de la technique qui peuvent être pris en considération pour apprécier la brevetabilité de l'invention, au sens des articles L. 611-11 (nouveauté) et L. 611-14 (activité inventive) du code de la propriété intellectuelle. Ce rapport porte sur les revendications du brevet qui définissent l'objet de l'invention et délimitent l'étendue de la protection.

Après délivrance, l'I.N.P.I. peut, à la requête de toute personne intéressée, formuler un "AVIS DOCUMENTAIRE" sur la base des documents cités dans ce rapport de recherche et de tout autre document que le requérant souhaite voir prendre en considération.

CONDITIONS D'ETABLISSEMENT DU PRESENT RAPPORT DE RECHERCHE

Le demandeur a présenté des observations en réponse au rapport de recherche préliminaire.

Le demandeur a maintenu les revendications.

Le demandeur a modifié les revendications.

Le demandeur a modifié la description pour en éliminer les éléments qui n'étaient plus en concordance avec les nouvelles revendications.

Les tiers ont présenté des observations après publication du rapport de recherche préliminaire.

Un rapport de recherche préliminaire complémentaire a été établi.

DOCUMENTS CITES DANS LE PRESENT RAPPORT DE RECHERCHE

La répartition des documents entre les rubriques 1, 2 et 3 tient compte, le cas échéant, des revendications déposées en dernier lieu et/ou des observations présentées.

Les documents énumérés à la rubrique 1 ci-après sont susceptibles d'être pris en considération pour apprécier la brevetabilité de l'invention.

Les documents énumérés à la rubrique 2 ci-après illustrent l'arrière-plan technologique général.

Les documents énumérés à la rubrique 3 ci-après ont été cités en cours de procédure, mais leur pertinence dépend de la validité des priorités revendiquées.

Aucun document n'a été cité en cours de procédure.

**1. ELEMENTS DE L'ETAT DE LA TECHNIQUE SUSCEPTIBLES D'ETRE PRIS EN
CONSIDERATION POUR APPRECIER LA BREVETABILITE DE L'INVENTION**

US 2013/057267 A1 (KLEIN PHILIPPE [FR])
7 mars 2013 (2013-03-07)

GB 2 525 692 A (MEGGER INSTR LTD [GB])
4 novembre 2015 (2015-11-04)

O'DONNELL T ET AL: "Planar fluxgate
current sensor integrated in printed
circuit board",
SENSORS AND ACTUATORS A: PHYSICAL,
ELSEVIER BV, NL,
vol. 129, no. 1-2,
24 mai 2006 (2006-05-24), pages 20-24,
XP027935520,
ISSN: 0924-4247
[extrait le 2006-05-24]

**2. ELEMENTS DE L'ETAT DE LA TECHNIQUE ILLUSTRANT L'ARRIERE-PLAN
TECHNOLOGIQUE GENERAL**

NEANT

**3. ELEMENTS DE L'ETAT DE LA TECHNIQUE DONT LA PERTINENCE DEPEND
DE LA VALIDITE DES PRIORITES**

NEANT