

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4932075号
(P4932075)

(45) 発行日 平成24年5月16日 (2012.5.16)

(24) 登録日 平成24年2月24日 (2012.2.24)

(51) Int. Cl.	F I
HO 1 L 21/3065 (2006.01)	HO 1 L 21/302 1 O 1 H
HO 1 L 21/304 (2006.01)	HO 1 L 21/304 6 4 5 C

請求項の数 6 外国語出願 (全 12 頁)

(21) 出願番号	特願2000-306813 (P2000-306813)	(73) 特許権者	390040660
(22) 出願日	平成12年9月1日 (2000.9.1)		アプライド マテリアルズ インコーポレ
(65) 公開番号	特開2001-203194 (P2001-203194A)		イテッド
(43) 公開日	平成13年7月27日 (2001.7.27)		APPLIED MATERIALS, I
審査請求日	平成19年8月30日 (2007.8.30)		NCORPORATED
(31) 優先権主張番号	09/388991		アメリカ合衆国 カリフォルニア州 95
(32) 優先日	平成11年9月2日 (1999.9.2)		054 サンタ クララ パウアーズ ア
(33) 優先権主張国	米国 (US)		ベニュー 3050
前置審査		(74) 代理人	100059959
			弁理士 中村 稔
		(74) 代理人	100067013
			弁理士 大塚 文昭
		(74) 代理人	100082005
			弁理士 熊倉 禎男

最終頁に続く

(54) 【発明の名称】 低 κ 誘電体に対する損傷を最小にする金属プラグの事前清浄化方法

(57) 【特許請求の範囲】

【請求項 1】

半導体ワークピース上の低誘電体内の少なくとも1つの開口内に露出している金属導体の領域を清浄化する方法であって、

上記金属導体の領域を露出させている少なくとも1つの開口を有し、3.0よりも小さいかまたはそれに等しい誘電定数を有する誘電体を含んでいる半導体ワークピースを準備するステップと、

上記ワークピースを、ヘリウム及び少なくとも1つの水素含有ガス種からなり水素含量が原子モル濃度で10%から20%の範囲内にあるように構成されたガス混合体をプラズマ分解して発生させた雰囲気に曝露させることにより、上記金属導体の上記領域を事前清

浄化するステップと、
上記ワークピースを少なくとも400の温度で、少なくとも30分の時間に亘って焼

なますステップ
という、順次行われるステップを含むことを特徴とする方法。

【請求項 2】

上記準備するステップは、

3.0よりも小さいかまたはそれに等しい誘電定数を有する、上記金属導体の上側に位置している上記誘電体を含んでいる半導体ワークピースを準備するステップと、

上記誘電体内に、上記金属導体の領域を露出させる開口部を形成するステップと
を含むことを特徴とする、請求項1に記載の方法。

【請求項 3】

上記準備するステップは、

3.0 よりも小さいかまたはそれに等しい誘電定数を有する、上記金属導体の上側に位置している上記誘電体を含んでいる半導体ワークピースを準備するステップと、

上記金属導体の領域を露出させる開口を、上記誘電体内にエッチングにより設けるステップと

を含むことを特徴とする、請求項 1 に記載の方法。

【請求項 4】

半導体ワークピース上の炭素含有誘電体内の少なくとも 1 つの開口内に露出している金属導体の領域を清浄化する方法であって、

金属導体の上側に位置していて上記金属導体の領域を露出させる少なくとも 1 つの開口を含む炭素含有誘電体を含んでいる半導体ワークピースを準備するステップと、

上記ワークピースを、ヘリウム及び水素からなり水素含量が原子モル濃度で 10 % から 20 % の範囲内にあるように構成されたガス混合体をプラズマ分解して発生させた雰囲気

に曝露させることにより、上記金属導体の上記領域を事前清浄化するステップと、

上記ワークピースを少なくとも 400 の温度で、少なくとも 30 分の時間に亘って焼

なますステップ

という、順次行われるステップを含むことを特徴とする方法。

【請求項 5】

上記準備するステップは、

上記金属導体の上側に位置している上記炭素含有誘電体を含んでいる半導体ワークピースを準備するステップと、

上記誘電体内に、上記金属導体の領域を露出させる開口部を形成するステップと

を含むことを特徴とする、請求項 4 に記載の方法。

【請求項 6】

上記準備するステップは、

上記金属導体の上側に位置している上記炭素含有誘電体を含んでいる半導体ワークピースを準備するステップと、

上記金属導体の領域を露出させる開口を、上記誘電体内にエッチングにより設けるステップと

を含むことを特徴とする、請求項 4 に記載の方法。

【発明の詳細な説明】**【0001】****【発明の属する技術分野】**

本発明は、一般的には、集積回路及び他の電子デバイスの製造プロセスに関する。詳述すれば、本発明は、上側に位置している誘電体に設けられた開口によって露出された金属層の領域から自生（ネイティブ）酸化物を除去し、爾後にその開口を金属プラグによって充填できるようにする事前清浄化プロセスに関する。

【0002】**【従来の技術】**

集積回路及び他の電子デバイスを製造する一般的なプロセスシーケンスは、基板上に複数の金属導体を堆積させ、次いでこれらの金属を誘電体層によってカバーし、次いで誘電体層をエッチングして複数の開口を形成させて各開口内に 1 つの金属導体のコンタクト領域を露出させ、次いで各開口内に金属プラグを堆積させてコンタクト領域と電気接触させることである。開口が形成された後に、もし基板が周囲雰囲気または他の何等かの酸素の源に曝露されることがあれば、各開口内の曝露された半導体または金属層の表面が酸化され始める。金属プラグとコンタクト領域との間に良好な電氣的な接触を得るためには、プラグを堆積させる前にこの自生酸化物を除去または“清浄化”しなければならない。金属プラグを堆積させる前に金属導体から自生酸化物を除去するプロセスを、“事前清浄化”と称している。

【 0 0 0 3 】

金属導体のための従来の事前清浄化プロセスの重大な欠点は、事前清浄化プロセスが誘電体を損傷させ得ることである。特に損傷を受け易いのは“低”誘電体材料であり、これは誘電定数“ ”を低下させるために炭素原子を組み入れてある。事前清浄化プロセスを遂行した後に測定した結果、これらの材料の誘電定数が増加していることを見出した。

【 0 0 0 4 】

【 発明の概要 】

本発明は、低・炭素含有誘電体内に金属プラグを製造するのに適する事前清浄化プロセスである。詳述すれば、本発明は、金属の上側に位置する炭素含有誘電体に対する損傷を最小にするように、半導体ワークピース上の金属導体のコンタクト領域を清浄化するプロセスである。下側に位置する金属導体上のコンタクト領域を露出させるように誘電体内にコンタクト開口を形成した後に、ワークピースを、水素含有及びヘリウムガスの混合体から形成されるプラズマに曝露させることによって、コンタクト領域が清浄化される。

10

【 0 0 0 5 】

驚くべきことには、本発明の水素・ヘリウムプラズマプロセスは、先行プロセスステップによって誘電体に生じた損傷を修復することができる。従って、本発明の別の面は、誘電体の表面からレジストを剥離させるための酸素プラズマプロセスによって半導体ワークピース上の炭素含有誘電体に生じた損傷を修復するために、このようなプラズマプロセスを使用することである。

20

【 0 0 0 6 】

【 発明の実施の形態 】

本発明の事前清浄化プロセスは、半導体ワークピース上の低・炭素含有誘電体内に金属プラグまたはバイアを形成するためのプロセスステップのシーケンスの1つのセグメントである。低誘電体は3.8より小さい、好ましくは3.0より小さいかまたはそれに等しい誘電定数“ ”を有している。低・炭素含有酸化シリコン誘電体の例、及びそれをシリコンウェーハ上に形成するプロセスが、1999年2月10日付Cheungらの米国特許出願第SN 09/247, 381号に開示されている。この型の炭素含有酸化シリコンは、酸化シリコン材料内に炭素原子を取込んでいるために、普通の炭素を含まない二酸化シリコンの誘電定数よりも小さい誘電定数を有している。炭素原子は、典型的にはC-H結合、またはC-F結合の形状で酸化シリコン内に取込まれている。低誘電定数を達成するために、誘電体は、好ましくは少なくとも1重量%、より好ましくは少なくとも5重量%の炭素含量を有している。

30

【 0 0 0 7 】

図1は、普通の半導体ワークピース、即ち基板10を示しており、この基板10に対して本発明のプロセスを遂行することができる。基板10は、典型的には、集積回路が形成されるシリコンウェーハであるか、または電子ビデオディスプレイデバイス及び回路が形成されるガラス基板である。以下、基板は全てシリコンウェーハとして説明する。

【 0 0 0 8 】

ワークピース、即ち基板10は、銅またはタングステンのような金属導体からなる1以上の領域12を含んでいる。金属領域は、普通の金属堆積及びパターン化プロセス(図2、ステップ101)によって形成することができる。

40

【 0 0 0 9 】

低・炭素含有誘電体層14は、それぞれの開口16が金属領域12の1つの領域17を露出させるために、複数の開口16を含むようにパターン化されている。この領域17を、金属領域の“コンタクト領域”、“露出された領域”、または“露出された表面”と呼ぶ。(金属が、露出された表面を周囲雰囲気内の酸素のような酸素に曝露された結果として、たとえ自生酸化物の薄い層によって覆われていても、誘電体14によって覆われずに露出している金属領域12の全ての部分を“露出”されていると定義する。)

【 0 0 1 0 】

各開口16は金属材料で実質的に充填され、下側に位置する金属領域12と電氣的に接触

50

する“プラグ”または“バイア”を形成する。

【0011】

誘電体内に開口16を作る典型的なプロセスは、誘電体16のブランケット層を堆積させ（ステップ102）、次いでフォトリソグラフィックプロセスを使用して、開口を設けることを望む領域以外の誘電体の全ての領域上にフォトレジスト19のパターンを形成する（ステップ103）ことである。次いで、フォトレジストによって覆われていない誘電体の全ての部分に、プラズマエッチングプロセスによって開口16をエッチングする（ステップ104）。

【0012】

開口16を形成した後にワークピースを酸素に曝露させ、各コンタクト領域の露出表面を酸化させて“自生酸化物”18の薄い層を形成させる。このような酸素曝露は、誘電体内に開口をエッチングした後のフォトレジスト19を除去するための“アッシング”プロセス中に発生する（ステップ105）ことも、または、ワークピースが2つの処理チャンバ間を輸送される時に、もしワークピースが周囲雰囲気中に曝露されるのであれば発生することがあり得る。この自生酸化物は、プラグとコンタクト領域との間に良好な電氣的な接触を得るために、金属プラグを堆積させる前に除去または“清浄化”しなければならない。この自生酸化物を除去するプロセス（ステップ106）を、それが金属プラグの堆積に先行することから“事前清浄化”と称するのである。

【0013】

本発明では、コンタクト領域17の事前清浄化（ステップ106）は、ワークピース10を、ヘリウム、及び水素含有ガスの少なくとも1つの種を含むガス混合体をプラズマ分解させることによって形成した雰囲気中に曝露させることによって遂行される。本発明を特定の動作理論に限定するものではないが、プラズマが水素含有ガスを解離させて水素ラジカル及びイオンを発生させ、それらはプラズマから半導体ワークピースへ移動するものと考えられる。ワークピース上の自生酸化物18と接触すると、水素ラジカル及びイオンは自生酸化物の酸素成分と反応して揮発性ヒドロキシル及び水蒸気を形成し、それらは排気ポンプによってチャンバから排気されるので、自生酸化物18が金属コンタクト領域17から除去されるのである。

【0014】

低炭素含有誘電体に対する損傷を最小にするためには、ワークピース位置における電界を最小にする方法によってプラズマを形成させることが好ましい。

【0015】

このプラズマを形成させる1つの適当な方法は、普通の遠隔プラズマ源内で形成させることであり、これは、ワークピースを保持している真空チャンバから分離しているチャンバ内でプラズマを形成させるか、またはプラズマボディがワークピースから実質的な距離にあるように共通チャンバの分離した領域内でプラズマを形成させることを意味している。何れの場合も排気ポンプは、プラズマ内のガスの分解によって発生したラジカル及びイオンを、プラズマボディからワークピースへ流させる。遠隔プラズマ源を有する普通の処理チャンバが、Cookらの米国特許第5,346,579号、及びMoritaの米国特許第5,543,688号に開示されている。

【0016】

ワークピースのスパッタリング損傷を回避するようにプラズマを形成する好ましい代替方法は、図3に示す市販の事前清浄化チャンバ20のような、誘導結合されたプラズマ源を有するプラズマチャンバ内においてである。

【0017】

チャンバの上側部分は、典型的には石英である誘電体材料からなる上側壁22によって境界を画されており、チャンバの下側部分は、誘電体、または典型的にはアルミニウムである導電性材料の何れかからなる下側壁23によって境界を画されている。上述した水素・ヘリウムガス混合体は、典型的には質量流コントローラである流量コントローラ26によって調整された流量で、ガス供給タンク24から1つ以上のガス入口ポート28を通して

10

20

30

40

50

チャンバの上側部分内に注入される。排気ポンプ（図示してない）は、排気ポート 30 を通してチャンバガスを排気し、チャンバ圧力を調整する。

【0018】

主 RF 電源 32 は、誘電体上側チャンバ壁 22 を取り囲んでいる誘導コイル 34 に RF 電力を供給する。この電力は、コイルからチャンバの上側部分内のガスへ誘導結合され、ガスをプラズマ状態に励起する。

【0019】

ワークピース、即ち基板 10 は、チャンバの下側部分内のペDESTAL、またはサセプタ 36（典型的には、アルミニウムまたはチタンからなる）上に取付けられている。基板によって覆われていないペDESTALの全ての表面は、典型的には石英である誘電体 37 によって覆われる。

10

【0020】

バイアス RF 電源と呼ぶ第 2 の RF 電源 38 は、RF 電力をペDESTALに供給する。バイアス RF 電源は、プラズマを点弧させて維持するのを援助することができ、また殆どの場合プラズマボディに対して負である直流バイアス電圧をペDESTAL上に発生させることができる。負のバイアス電圧は、プラズマからのイオンをペDESTALに向かって加速させる。

【0021】

RF バイアス電力は、イオン衝撃によって誘電体を損傷させる危険性を増大させるから、最低可能な RF バイアス電力を使用することが好ましい。どのような RF バイアス電力もペDESTALに印加しなくても、自生酸化物を金属 12 から除去できるものと考えられる。しかしながら、図示した誘導結合型プラズマチャンバにおいては、通常は、プラズマを開始させる、即ち“点弧”させるために若干の RF バイアス電力が必要である。更に、少量の RF バイアス電力を印加しておく、と、処理条件が変化してもプラズマを消弧させないことを保証できる。従って好ましい実施例では、バイアス RF 電源 38 が始めに 13.56 MHz の周波数の RF 電力を 40 W でペDESTAL 36 に供給してプラズマを開始、即ち点弧させ、その後の事前清浄化プロセス中にはバイアス RF 電力を 10 W に低下させるように、コントローラ 44 をプログラムした。10 W のような低電力レベルにおいては、ペDESTAL上の直流バイアス電圧はほぼ 0 になり、図 3 の好ましいチャンバにおいては正になることさえできる。

20

30

【0022】

遠隔プラズマ源を有するチャンバにおいては、ペDESTALに RF バイアス電力を印加する必要性はないものと考えられる。

【0023】

好ましい水素含有ガスは H_2 である。代替選択は、 NH_3 （アンモニア）及び SiH_4 （シラン）を含む。

【0024】

好ましいガス混合体は、分子モル濃度で 5 % の H_2 及び 95 % の He であり、これは気体容量による濃度とほぼ同一である。 H_2 及び He はそれぞれ二原子ガス及び単原子ガスであるから、これは原子モル濃度では 10 % の H 及び 90 % の He と等価である。

40

【0025】

本発明の事前清浄化プロセスは、銅からなる金属領域 12 を清浄化するのに特に有用である。それは、酸化銅が 100 °C より低い温度で水素によって容易に還元されるからである。他の殆どの金属は、還元反応を遂行するために基板をより高温に加熱する必要がある。基板を所要温度に曝すことを実行できるか否かは、基板上の誘電体 14 及び他の構造が損傷するか否かに依存する。

【0026】

ヘリウムキャリアーガスは、プラズマ内の水素の解離を有利に強化する。ヘリウムイオンは極めて軽いので、それらは誘電体 14 を殆ど、または全くスパッタリング損傷させない。これに対して、アルゴンのようなより大きい原子質量を有する原子種からなるキャリア

50

ガスは、後述する比較試験結果から明らかなように、誘電体をより損傷させ易い。従って、誘電体のスパッタリングを最小にするために、ガス混合体が、 BCl_3 、アルゴン、またはアルゴンの原子質量より大きい原子質量を有する如何なる元素の如何なる化合物をも含まないようにすることを推奨する。

【0027】

水素含有プラズマは、自生酸化物18を除去する必要がある限り維持される。図示の誘導結合型プラズマチャンバ内で誘導コイルに300WのRF電力を印加して200mm直径のシリコンウェーハを処理する試験の結果、試験で遭遇した最も厚い酸化銅フィルム18を除去するのに30秒もあれば十分であることを見出した。プラズマ清浄化時間を60秒に増加させるか、またはRF電力を450Wに増加させると、誘電体の誘電定数の増加から明らかなように、誘電体の損傷が僅かに増加することを見出した。試験結果については後述する。

【0028】

好ましい実施の形態において200mmシリコンウェーハを事前清浄化するための他のパラメータは、 H_2 -Heガス混合体の流量が100sccmであり、チャンバ圧力が80ミリトルであることを含む。

【0029】

RF電源32、38が供給する電力の量を制御し、また流量コントローラ26によって供給される水素・ヘリウムガス混合体の流量を制御するマイクロコンピュータ44のような、プログラム可能なコントローラによって全てのプロセスステップを制御することが好ましい。

【0030】

比較試験

金属事前清浄化プロセスが、炭素含有・低誘電体フィルムの誘電定数に及ぼす効果を試験した。試験を簡易化するために、金属フィルムを実際に清浄化することはしなかった。その代わりに、低誘電体のブランケット層を、銅フィルムを清浄化するために使用するものと同じ水素・ヘリウムプラズマプロセスに曝露させた。この試験は、本発明の金属事前清浄化プロセスが低誘電体を損傷させるか否かを、事前清浄化プロセスを遂行した後の誘電定数の増加を測定することによって明らかにするものである。本発明の事前清浄化プロセスを、アルゴンスパッタリング事前清浄化プロセスと比較した。また、本発明のプロセスの性能を、RF電力、水素濃度、及び持続時間の関数としても試験した。

【0031】

この試験では、前記特許出願第SN 09/247,381号に記載されている誘電体堆積プロセスに従って、直径が200mmのシリコンウェーハ上に低誘電体フィルムを堆積させてある。このプロセスによって、約2.70乃至2.75の誘電定数を有する誘電体が堆積された。表1及び2に示す試験データは、事前清浄化プロセスの試験量が誘電定数を、この値より増加させたことを示している。誘電定数の増加は誘電体フィルムの損傷の程度を表している。

【0032】

本発明の事前清浄化プロセスを、図3に示した事前清浄化チャンバ内で遂行した。全ての場合、チャンバ圧力は80ミリトルであり、水素・ヘリウムガス混合体の流量は100sccmであり、誘導コイルに印加されたRF電力は2MHzであって、その電力レベルは表1及び2に示す通りであった。また、全ての場合、事前清浄化プロセスの前に、ウェーハを400に1分間維持して脱ガスステップを遂行し、それまでに雰囲気曝露されている間に誘電体が吸収した水分及び酸素を追い出した。

【0033】

熱焼なまし(アニール)が誘電体フィルム14を修復するのかが試験した。事前清浄化プロセスを遂行した後に、真空環境内で基板を400で30分間加熱して誘電体フィルムを焼なましした(図2のステップ107)。表1及び2は、焼なましステップの前及び後に測定した誘電定数の増加を示している。

【 0 0 3 4 】

表 1 プラズマアッシングを伴わない事前清浄化が誘電定数に及ぼす効果

ラン	ガ ス	誘導コイル への R F 電 力 (W)	持 続 時 間 (秒)	誘電定数の増 加： 焼な まし前	誘電定数の増 加： 焼な まし後
1	Ar (スパッタ)	3 0 0 (及 び 300 バイ アス)	3 0	0.1 6	0.2 1
2	5% H_2 /95%He	3 0 0	3 0	0.1 0	0.0 5
3	5% H_2 /95%He	3 0 0	6 0	0.1 7	0.1 2
4	5% H_2 /95%He	3 0 0	120	0.2 3	0.1 9
5	5% H_2 /95%He	4 5 0	6 0	0.1 9	0.1 4
6	10% H_2 /90%He	3 0 0	3 0	0.2 2	0.1 9
7	10% H_2 /90%He	3 0 0	6 0	0.2 6	0.2 0
8	10% H_2 /90%He	4 5 0	6 0	0.3 0	0.2 0

10

20

【 0 0 3 5 】

表 1 のラン 1 は、普通のアルゴンスパッタ清浄化プロセスが、誘電定数を 0.1 6 だけ増加させていることを示している。これに対してラン 2 は本発明の H_2 - He 反応性清浄化プロセスが、誘電定数を僅かに 0.1 0 だけ増加させているに過ぎないことから明らかなように、誘電体へ与える損傷は少ないことを示している。

30

【 0 0 3 6 】

表 1 は、爾後の焼なましステップが本発明の H_2 - He プロセスと驚く程相互依存的であり、これに対して普通のアルゴンスパッタリングプロセス後の焼なまし有害効果をもたらすことをも示している。ラン 1 では、アルゴンスパッタリングによってもたらされた誘電定数の増加が、焼なましによって更に悪化していることが解る。これに対してラン 2 は、誘電定数が事前清浄化の前より僅か 0.0 5 だけ大きい値まで低下していることから明白なように、焼なましステップが、本発明の H_2 - He 事前清浄化プロセスによって生じた小さい損傷を修復したことを示している。ラン 3 - 8 は、焼なましステップが誘電定数を低下させていることも示しており、これは焼なまし、本発明の H_2 - He プラズマ事前清浄化プロセスによって誘電体フィルムに生じた若干の損傷を修復したことを示している。

40

【 0 0 3 7 】

従って、本発明の H_2 - He プラズマ事前清浄化プロセス (ステップ 1 0 6) を遂行した後に、十分な温度及び持続時間で基板を焼なまして誘電体フィルムの誘電定数を低下させる (ステップ 1 0 7) ことが高度に有益である。焼なまし温度は 1 0 0 よりも高く、好ましくは少なくとも 3 0 0 、そして最も好ましくは 3 0 0 乃至 4 5 0 の範囲内にすべきである。もし焼なましを普通の熱焼なましチャンバ (即ち、ワークピースを、放射ではなく主として熱伝導及び対流で加熱するチャンバ) 内で遂行するのであれば、典型的には、ワークピースを少なくとも 5 分間、より好ましくは 3 0 分間にわたって焼なますべきである。代替として、一般には高速熱処理チャンバと呼ばれている放射加熱チャンバを用い

50

て、ワークピースの表面を遙かに短い持続時間で遙かに高い温度まで放射加熱することができる。

【 0 0 3 8 】

ラン 3 - 8 は、水素濃度、誘導コイルへの R F 電力、または事前清浄化プロセスの持続時間を増加させると、誘電体の損傷も増加することを示している。従って、ラン 2 のプロセスパラメータが好ましい。

【 0 0 3 9 】

普通の酸素プラズマアッシングプロセスを用いた場合の事前清浄化プロセスの効果も試験した。前述したようにプラズマアッシングは、誘電体の表面からいろいろな有機材料を除去するために、通常は金属清浄化の前に遂行される。このような有機材料は、誘電体のトップ表面上のフォトレジスト、バイアのエッチング中にバイア開口の側壁に堆積した“不動態化”層、及びエッチングプロセスの他の有機副産物を含み得る。酸素プラズマアッシングでは、ワークピースを、酸素及びオプシオンとして他のガスをプラズマ分解して形成された雰囲気曝露させることによって有機材料が“剥離”される。酸化シリコン誘電体をパターン化した後のフォトレジストを剥離させるための普通の酸素プラズマアッシングプロセスの好ましいパラメータは、酸素ガス流量は 5 0 0 乃至 1 0 0 0 s c c m、キャリアガスは不使用、チャンバ圧力は 1 5 ミリトル、図 3 に示すものと類似の誘導結合型プラズマチャンバの誘導コイルへの印加される、2 M H z での R F 電力は 3 0 0 0 W である。誘電体のスパッタリング損傷を回避するために、アッシングプロセス中はバイアス R F 電力は使用しない。

【 0 0 4 0 】

表 2 プラズマアッシング後の事前清浄化が誘電定数に及ぼす効果

ラン	ガ ス	誘導コイル への R F 電 力 (W)	持 続 時 間 (秒)	誘電定数の増 加： 焼な まし前	誘電定数の増 加： 焼な まし後
0	無し (アッシングのみ)	0	0	0.25	0.32
1	Ar (スパッタ)	300 (+300W バイアス)	30	0.18	0.23
2	5% H_2 /95%He	300	30	0.14	0.16
3	5% H_2 /95%He	300	60	0.16	0.19
4	5% H_2 /95%He	300	120	0.16	0.18
5	5% H_2 /95%He	450	60	0.17	0.21
6	10% H_2 /90%He	300	30		0.28
7	10% H_2 /90%He	300	60		0.28
8	10% H_2 /90%He	450	60		0.28

【 0 0 4 1 】

表 2 は、前述した脱ガス及び事前清浄化プロセスの前に、ウェーハに、上述した酸素プラズマアッシングプロセスを適用した時の試験結果を示している。アッシングプロセスを除いて、試験条件は表 1 に示した試験の条件と同一であった。

【 0 0 4 2 】

ラン 0 は、脱ガスプロセス及び事前清浄化プロセスの前に、酸素プラズマアッシングプロセスを適用した基板を表している。表 2 のラン 0 に示されている誘電定数の増加は、表 1 のラン 1 に示した増加よりも大きい。この結果は、酸素プラズマアッシングプロセスが、表 1 のラン 1 に示したアルゴンスパッタリングプロセスよりも誘電体を損傷させていることを示している。

【 0 0 4 3 】

表 2 において、ラン 1 - 8 の場合の誘電定数は、対応するラン 0 の欄内の誘電定数よりも低い。この結果は、アルゴンスパッタ事前清浄化（ラン 1）、及び本発明の水素・ヘリウム反応性プラズマ清浄化（ラン 2 - 8）が共に、アッシング（ラン 0）によって誘電体に生じた損傷の若干を修復したことを示している。驚くべきことには、表 1 に示したようにそれら自体が誘電体を損傷させているこれらの事前清浄化プロセスが、プラズマアッシングの後に遂行した場合には反対の効果、即ち誘電体の損傷の修復を発生するのである。

【 0 0 4 4 】

最良の結果は、ラン 2、即ち水素濃度、R F 電力、及びプロセス持続時間が最低である試験値を有する水素・ヘリウム反応性清浄化プロセスの実施例において達成された。これは、表 1 に示したアッシングを伴わない試験において、誘電体に対する損傷を最小にするプロセス条件と同一のセットである。

【 0 0 4 5 】

表 1 に示したアッシングを伴わない試験とは対照的に、表 2 は、事前清浄化の前に酸素プラズマアッシングを遂行した場合は熱焼なまし誘電体の損傷の修復を援助しないことを示している。表 2 に示すどの試験においても、焼なましの後に測定された誘電定数が増加していることによって明らかなように、熱焼なまし誘電体の損傷を悪化させている。従って、酸素プラズマアッシングを適用したウェーハを事前清浄化した後は、熱焼なましは省略することが好ましい。

【 0 0 4 6 】

分子モル濃度で 1 0 %（原子モル濃度で 2 0 %）の水素を使用した結果（ラン 6 - 8）は、水素が 5 % の場合よりもかなり悪化している。これは、水素濃度が高めであると、正に帯電した水素イオンがプラズマアッシュされたフィルム内に注入され、それによってフラットバンド電圧が移動するものと考えられる。フラットバンド電圧のこの移動は、5 % H_2 / 9 5 % He（ラン 2 - 5）を用いて遂行した試験では発生が明らかではない。従って、酸素プラズマアッシングを適用した誘電体フィルムに対して事前清浄化プロセスを遂行する場合には、水素含量が分子モル濃度で 5 % またはそれ以下（原子モル濃度で 1 0 % またはそれ以下）の H_2 - He ガス混合体が好ましい。

【 0 0 4 7 】

要約すれば、プラズマアッシングを伴わないプロセスの試験結果は、本発明の好ましい H_2 - He 反応性清浄化プロセス（表 1 のラン 2）が本質的に低炭素含有誘電体に損傷を発生させないことを示している。酸素プラズマアッシングを使用したプロセスの場合には、本発明の好ましい H_2 - He 反応性清浄化プロセス（表 2 のラン 2）が、驚くべきことには、アッシングプロセスによって誘電体に生じた損傷の多くを修復する。

【図面の簡単な説明】

【図 1】本発明のプログラミングを遂行することができる半導体ワークピースの断面図である。

【図 2】本発明によるフォトレジスタアッシングプロセス及び事前清浄化プロセスの流れ図である。

【図 3】本発明の事前清浄化プロセスを遂行するのに適するプラズマチャンバの断面図であって、一部を回路図で示す。

10

20

30

40

50

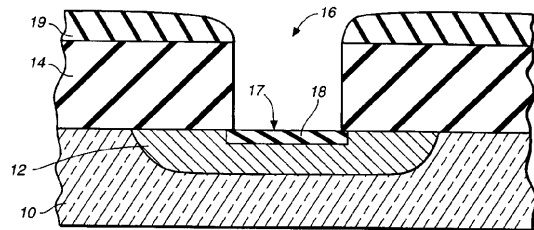
【符号の説明】

- 10 基板
- 12 金属領域
- 14 低炭素含有誘電体
- 16 開口
- 17 コンタクト（露出）領域
- 18 自生酸化物
- 19 フォトレジスト
- 20 事前清浄化チャンバ
- 22 上側壁
- 23 下側壁
- 24 ガス供給タンク
- 26 流量コントローラ
- 28 ガス入口ポート
- 30 排気ポート
- 32 主RF電源
- 34 誘導コイル
- 36 ペDESTAL（サセプタ）
- 37 誘電体
- 38 バイアスRF電源
- 44 コントローラ

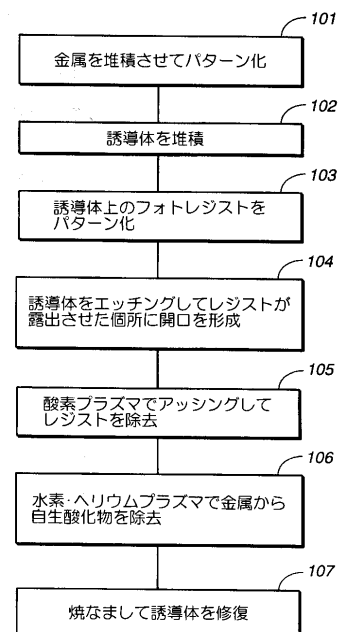
10

20

【図1】



【図2】



フロントページの続き

(74)代理人 100086771

弁理士 西島 孝喜

(74)代理人 100084663

弁理士 箱田 篤

(74)代理人 100158469

弁理士 大浦 博司

(72)発明者 バーニー エム コーエン

アメリカ合衆国 カリフォルニア州 9 5 0 5 1 サンタ クララ マリエッタ ドライヴ 2 9
3 1

(72)発明者 スラジ レンガラジャン

アメリカ合衆国 カリフォルニア州 9 4 0 8 6 サニーヴェイル アスター アベニュー 1 0
3 5 - 1 1 6 0

(72)発明者 ケニー キング タイ ンガン

アメリカ合衆国 カリフォルニア州 9 4 5 3 9 フリーモント カメロン ヒルズ ドライヴ
4 3 7 9 3

審査官 長谷部 智寿

(56)参考文献 特開平 1 1 - 0 6 7 9 0 9 (J P , A)

特表 2 0 0 2 - 5 0 0 2 7 6 (J P , A)

A.Grill and V.Patel , Low dielectric constant films prepared by plasma-enhanced chemical vapor deposition from tetramethylsilane , JOURNAL OF APPLIED PHYSICS , 米国 , American Institute of Physics , 1 9 9 9 年 3 月 1 5 日 , Vol.85,Nos.6 , pp.3314-3318

(58)調査した分野(Int.Cl. , D B 名)

H01L 21/3065

H01L 21/304

H01L 21/768

H01L 21/205