

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号
特許第3550573号
(P3550573)

(45) 発行日 平成16年8月4日(2004.8.4)

(24) 登録日 平成16年5月14日(2004.5.14)

(51) Int.Cl.⁷
H02J 9/06

F I
H02J 9/06 501

請求項の数 8 (全 19 頁)

(21) 出願番号	特願平10-176169	(73) 特許権者	501137636
(22) 出願日	平成10年6月23日(1998.6.23)		東芝三菱電機産業システム株式会社
(65) 公開番号	特開2000-14041(P2000-14041A)		東京都港区三田三丁目13番16号
(43) 公開日	平成12年1月14日(2000.1.14)	(74) 代理人	100093562
審査請求日	平成13年8月6日(2001.8.6)		弁理士 児玉 俊英
		(74) 代理人	100073759
			弁理士 大岩 増雄
		(74) 代理人	100088199
			弁理士 竹中 岑生
		(74) 代理人	100094916
			弁理士 村上 啓吾
		(72) 発明者	真田 和法
			東京都千代田区丸の内二丁目2番3号 三 菱電機株式会社内

最終頁に続く

(54) 【発明の名称】 電力変換装置

(57) 【特許請求の範囲】

【請求項1】

電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、三相各相毎に上記交流電圧源とバイパス電源との瞬時電圧差を演算する減算器、これら各減算器の出力の絶対値を加算する加算器、およびこの加算器の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有することを特徴とする電力変換装置。

【請求項2】

電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷

10

20

へ電力を供給する電力変換装置において、

上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源の電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、上記交流電圧源の三相電圧をd軸とq軸の二相に変換する第1の3/2変換回路、上記バイパス電源の三相電圧をd軸とq軸の二相に変換する第2の3/2変換回路、上記両3/2変換回路の出力のd軸成分同士の瞬時値差を演算する第1の減算器、上記両3/2変換回路の出力のq軸成分同士の瞬時値差を演算する第2の減算器、上記両減算器の出力の2乗和の平方根を演算する振幅検出回路、およびこの振幅検出回路の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有することを特徴とする電力変換装置。

10

【請求項3】

負荷に接続する電源を、交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記交流電圧源の電圧とバイパス電源の電圧との振幅差となる上記第1の減算器の出力を、上記交流電圧源の電圧指令に加算する加算器を備えたことを特徴とする請求項2記載の電力変換装置。

【請求項4】

交流電圧源が故障でその出力が停止した場合、上記停止直前の電圧出力を記憶する記憶回路を備え、切換判定回路は、上記記憶回路に記憶された電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力するようにしたことを特徴とする請求項2または3に記載の電力変換装置。

20

【請求項5】

所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたことを特徴とする請求項1ないし3のいずれかに記載の電力変換装置。

30

【請求項6】

電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、および所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたことを特徴とする電力変換装置。

40

【請求項7】

電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に

50

接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたことを特徴とする電力変換装置。

10

【請求項8】

所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたことを特徴とする請求項1ないし5のいずれかに記載の電力変換装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明はUPS（無停電電源装置）などのように、直流を交流に変換する直流／交流電力変換器と、バイパス電源とを切り換えて負荷に電力を供給する電力変換装置に関するものである。

20

【0002】

【従来の技術】

図22は従来の電力変換装置を示すもので、例えば、電気書院発行「無停電電源装置（UPS）導入実践ガイド」（1989年2月25日第1版第1刷発行）のP56～61に記載の無瞬断バイパス切換方式を説明するものである。図において、1は直流電力を供給する直流電圧源、2は直流を交流に変換するインバータ、3はインバータ2の出力電圧にフィルタをかけ不必要な周波数成分を減衰させるフィルタ回路、4はフィルタ回路3の出力につながったスイッチ、6は商用電源であるバイパス電源、5はバイパス電源6の出力につながったスイッチ、7はスイッチ4およびスイッチ5を介してそれぞれインバータ2およびバイパス電源6に接続された負荷である。特に、前記スイッチ5はサイリスタ等の半導体で構成され高速動作ができるスイッチである。

30

【0003】

また、20はフィルタ回路3の出力電圧を検出する電圧センサ、21はバイパス電源6の電圧を検出する電圧センサ、22はスイッチ4、5の動作指令を発生する切換指令発生回路で、その出力信号である切換指令は切換が完了するまで出力し続けるよう動作する。また、24は発振器、25は電圧センサ20、21の出力であるインバータ電圧とバイパス電圧とを同期させるための位相情報と同期状態信号を出力する同期制御回路で、バイパス電源6の周波数が異常な場合は発振器24の出力を位相情報として出力する。23は切換指令発生回路22と同期制御回路25の出力を受けてスイッチ4、5のオン・オフ信号を出力する切換制御回路、26は電圧振幅指令を発生する回路、27は電圧振幅指令と位相情報とからインバータ2の電圧指令を生成する電圧指令発生回路、28は電圧指令とインバータ電圧を入力しインバータ電圧を指令通りとなるよう制御する電圧制御回路、29は電圧制御回路28の出力を受けてインバータの駆動指令を出力する駆動回路である。

40

【0004】

図23は、負荷7に供給する電源をインバータ2からバイパス電源6に切り換えるときスイッチ4および5の動作指令のタイミングチャートを示したものである。

【0005】

次に動作について説明する。負荷7への電源をインバータ2からバイパス電源6に切り換

50

える場合、切換の前後で負荷に電圧の急変を起こさないようにするため、同期制御回路 25 によりインバータ 2 はバイパス電源 6 と同期（同一周波数・同一位相）運転を行う。切換指令発生回路 22 から、負荷 7 への電源を、インバータ 2 からバイパス電源 6 に切り換える指令が出力されたとき、インバータ 2 の出力がバイパス電源 6 の電圧に同期していると、図 23 に示すタイミングチャートのようにバイパス電源 6 のスイッチ 5 をオンし、スイッチ 4 と 5 を共にオンした状態（ラップ状態）を作りながらインバータ 2 のスイッチ 4 をオフさせることで負荷に電圧変動を起こすことなく電源を切り換える。

【0006】

【発明が解決しようとする課題】

従来の電力変換装置は以上のように構成されているので、バイパス電源 6 の電圧および周波数が所定の範囲（例えば、電圧は基準値 $\pm 10\%$ 以内、周波数は基準値 $\pm 1\%$ 以内）にあって、同期制御回路 25 によりバイパス電源 6 に同期する電圧をインバータ 2 が出力している場合は問題ないが、バイパス電源 6 の電圧または周波数が上記所定の範囲を越えて同期制御が実施されていない非同期の場合には、スイッチ 4 と 5 をラップさせながら切り換えたりインバータ 2 を停止した瞬間にバイパス電源 6 の高速スイッチ 5 をオンさせたりすると、2 つの電源の電圧差により負荷機器内の変圧器やコンデンサに過大な電流が流れたり電圧が低下したりなどして負荷システムの停止を招く恐れがある。従って、非同期のときはインバータ 2 とバイパス電源 6 との間の切換ができないので、メンテナンス時等に保守電源に電圧を瞬断することなく切り換えたり、バイパス給電からインバータ給電に切り換えること等ができないという問題点があった。

【0007】

この発明は上記のような課題を解決するためになされたもので、バイパス電源とインバータ電源とが正常な同期がとれていない非同期の状態でも負荷電圧に変動を与えることなく両電源間の切り換えを可能とする電力変換装置を得ることを目的とする。

【0008】

【課題を解決するための手段】

この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第 1 の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第 2 の開閉手段を備え、上記第 1 および第 2 の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのい

ずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、
上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第 1 および第 2 の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、三相各相毎に上記交流電圧源とバイパス電源との瞬時電圧差を演算する減算器、これら各減算器の出力の絶対値を加算する加算器、およびこの加算器の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有するものである。

【0009】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第 1 の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第 2 の開閉手段を備え、上記第 1 および第 2 の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源の電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第 1 および第 2 の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、上記交流電圧源の三相電圧を d 軸と q 軸の二相に変換する第 1 の 3 / 2 変換回路、上記バイパス電源の三相電圧を d 軸と q 軸の二相に変換

する第2の3/2変換回路、上記両3/2変換回路の出力のd軸成分同士の瞬時値差を演算する第1の減算器、上記両3/2変換回路の出力のq軸成分同士の瞬時値差を演算する第2の減算器、上記両減算器の出力の2乗和の平方根を演算する振幅検出回路、およびこの振幅検出回路の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有するものである。

【0010】

また、この発明の電力変換装置は、負荷に接続する電源を、交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記交流電圧源の電圧とバイパス電源の電圧との振幅差となる上記第1の減算器の出力を、上記交流電圧源の電圧指令に加算する加算器を備えたものである。

10

【0011】

また、この発明の電力変換装置は、交流電圧源が故障でその出力が停止した場合、上記停止直前の電圧出力を記憶する記憶回路を備え、切換判定回路は、上記記憶回路に記憶された電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力するようにしたものである。

【0012】

また、この発明の電力変換装置は、所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたものである。

20

【0013】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、および所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたものである。

30

【0014】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

40

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、

50

および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたものである。

【 0 0 1 5 】

また、この発明の電力変換装置は、所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたものである。

【 0 0 1 6 】

【 発明の実施の形態 】

実施の形態 1 .

図 1 はこの発明の実施の形態 1 における電力変換装置を示す構成図である。図において、1 は直流電圧源、2 は直流電圧源 1 の直流を交流に変換し電圧指令に応じて交流電圧を出力可能な交流電圧源としてのインバータ、3 はフィルタ回路、4 はインバータ 2 と負荷 7 との接離を行う第 1 の開閉手段としてのスイッチ、5 は商用電源等のバイパス電源 6 と負荷 7 との接離を行う第 2 の開閉手段としてのスイッチである。

【 0 0 1 7 】

20 はフィルタ回路 3 の出力電圧を検出する電圧センサ、21 はバイパス電源 6 の電圧を検出する電圧センサ、22 は両電源 2、6 の切換指令を発生する切換指令発生回路、23 は切換指令発生回路 22 からの切換指令と後述する切換判定回路 30 からの切換許可信号とを入力してスイッチ 4、5 にオン・オフ信号を出力する切換制御回路、25 は両電圧センサ 20、21 からの信号を入力して動作する同期制御回路で、バイパス電源の電圧および周波数が所定の範囲（例えば、電圧は基準値 $\pm 10\%$ 以内、周波数は基準値 $\pm 1\%$ 以内）にあるときは、両入力電圧信号が同期するよう電圧指令発生回路 27 に信号を送出して同期制御がなされる。バイパス電源 6 の電圧または周波数が上記所定の範囲外の場合は、発振器 24 からの信号を入力して位相情報を電圧指令発生回路 27 に送出し、電圧指令発生回路 27 はこの位相情報と電圧振幅指令発生回路 26 の電圧振幅指令とに基づき電圧指令を出力する。この場合は、両電源 2、6 の電圧が同期しない非同期制御となる。

【 0 0 1 8 】

28 は電圧指令と電圧センサ 20 からの電圧信号とを入力し、インバータ 2 の出力電圧が指令通りとなるよう制御する電圧制御回路、29 は電圧制御回路 28 の出力を受けてインバータ 2 のスイッチング素子に駆動指令を出力する駆動回路である。
30 は電圧センサ 20 からの電圧信号（インバータ電圧）と電圧センサ 21 からの電圧信号（バイパス電圧）とを入力し切換許可信号を出力する切換判定回路である。

【 0 0 1 9 】

図 2 は、電力変換装置が単相システムであるときの切換判定回路 30 a の内部回路構成を示したもので、100 はインバータ電圧からバイパス電圧を減算する減算器、101 は減算器 100 の出力であるバイパス電圧とインバータ電圧との電圧差と予め設定されたその許容値とを比較する比較器である。

【 0 0 2 0 】

図 3 は電力変換装置が 3 相システムであるときの切換判定回路 30 b の内部回路構成を示したもので、102、103、104 は各相毎にインバータ電圧からバイパス電圧を減算する減算器、105 は減算器 102、103、104 の各出力の絶対値を加算する加算器、106 は加算器 105 の出力であるバイパス電圧とインバータ電圧との電圧差と予め設定されたその許容値とを比較する比較器である。

【 0 0 2 1 】

図 4 は切換制御回路 30 a、30 b から出力されたスイッチ 4、5 の動作指令のタイミングチャートで、バイパススイッチ 4 のタイミングでインバータ 2 も瞬時に動作する。

【 0 0 2 2 】

10

20

30

40

50

次に動作について説明する。図 2 (または図 3) の切換判定回路 30 a (30 b) で、インバータ電圧とバイパス電圧との偏差を検出し、その偏差が切換時に発生する電圧変化量として許容できる値かどうかを比較器 101 (106) で判断し、許容できれば切換許可信号を切換制御回路 23 に出力する。従って、インバータ電圧とバイパス電圧との偏差がなければ切換許可信号は許可状態となり、切換制御回路 23 は切換指令が入力されていれば図 4 のタイミングチャートに示すようにインバータ 2 とインバータスイッチ 4 をオフすると同時にスイッチ 5 をオンさせる。インバータ 2 とスイッチ 5 とは高速に動作するので電圧差や瞬断を発生させることなく切り換えることができる。

上述した同期制御が実行されているときは、インバータ電圧とバイパス電圧とは一致しているので、切換判定回路 30 a (30 b) は常時、切換許可信号を出力しており、切換指令が出力されると直ちに切換動作がなされるが、以上で説明したように、同期制御がなされていない非同期のときも一瞬の電圧の一致を検出し切り換えることができる。

【0023】

実施の形態 2 .

図 5 はこの発明の実施の形態 2 における電力変換装置の切換判定回路の内部回路構成を示す図である。なお、実施の形態 1 ではインバータ電圧とバイパス電圧とが一瞬でも一致したとき切換できるように構成したため、両電圧の位相が 180 度異なった状態でも切り換えてしまうことがある。このタイミングで切り換えると同極性の半波の電圧が 2 回続くこととなり、電圧を整流して使用する負荷機器では問題ないが、負荷にトランスがあった場合は偏磁してしまうなどの問題が発生する。図 5 に示す切換判定回路 30 c はこのような問題を解決するためになされたもので、図 5 において、107, 108 は 3 相電圧を実部成分 (d 軸成分) と虚部成分 (q 軸成分) に変換する 3/2 変換回路、109 はインバータ電圧の d 軸成分からバイパス電圧の d 軸成分を減算する減算器、110 はインバータ電圧の q 軸成分からバイパス電圧の q 軸成分を減算する減算器、111 は減算器 109 からの d 軸成分の偏差と減算器 110 からの q 軸成分の偏差とを入力しそれぞれの 2 乗和の平方根をとりその値を電圧偏差として比較器 112 に出力する振幅検出回路である。図 6 はこの切換判定回路 30 c における電圧偏差許容範囲を図示したものである。また、3/2 変換回路 107, 108 は次式の演算を行う回路である。

【0024】

【数 1】

$$\begin{bmatrix} vld \\ v lq \\ 0 \text{相} \end{bmatrix} = \sqrt{(2/3)} \begin{bmatrix} \cos \omega t & \cos(\omega t - 2\pi/3) & \cos(\omega t + 2\pi/3) \\ \sin \omega t & \sin(\omega t - 2\pi/3) & \sin(\omega t + 2\pi/3) \\ \sqrt{(1/2)} & \sqrt{(1/2)} & \sqrt{(1/2)} \end{bmatrix} \begin{bmatrix} vlu \\ vlv \\ vlw \end{bmatrix}$$

vld : 電圧の d 軸成分 v lq : 電圧の q 軸成分 vlu, vlv, vlw : 3 相電圧

【0025】

インバータ電圧の振幅指令をその q 軸成分がゼロとなるように設定すると (従って、d 軸成分の振幅指令となる) これを 3/2 変換すれば、インバータ電圧とバイパス電圧との偏差は、図 6 の振幅指令のポイントを中心に振幅検出回路 111 で検出した振幅偏差の実効値を半径とした円上にある。比較器 112 の電圧偏差許容範囲もその値を半径として振幅指令のポイントを中心とした円となり、この円の内部が電圧偏差の許容範囲となる。従って位相差かつ振幅差がある一定の値以内に収まっていなければ切換許可しないように構成できる。これにより位相差が大きいときは切換しないようになる。また、実施の形態 1 で示した切換判定回路 30 a (30 b) からの切換許可信号と位相差が許容差以内であるという信号とのアンド出力で切り換えるようにしても同様の動作を行える。

【0026】

実施の形態 3 .

図 7 はこの発明の実施の形態 3 における電力変換装置を示す構成図である。

実施の形態 2 では切換判定回路 30 c でインバータ電圧とバイパス電圧との偏差が位相・

10

20

30

40

50

振幅ともにある一定の値以下であることを検出して切り換えたが、勿論、この許容値は切換時の電圧ショックを抑えるためあまり大きくできない。この場合、インバータ電圧とバイパス電圧との電圧振幅差が大きく電圧値許容範囲内に電圧偏差が入らず切換ができないケースが考えられる。図7はこのような問題を解決するためになされたもので、図において、30dは本発明における切換判定回路で、そのd軸偏差量を電圧指令発生回路27aに出力する。その他の構成は実施の形態2と同様である。

【0027】

図8は切換判定回路30dの内部構成を示したもので、113は減算器109の出力であるd軸偏差が入力され、負荷7が許容できる電圧差にまでその値を制限するリミッタ回路である。

10

【0028】

図9は電圧指令発生回路27aの内部構成を示したもので、115は切換指令がなければゼロを出力するが切換指令が入力されたときにd軸偏差量を出力するセレクタ、117はセレクタ115の出力の立上りを緩和するフィルタ、114はインバータ2の電圧振幅指令とセレクタ115の出力とを加算する加算器、116は同期制御回路25からの位相情報と加算器114からの出力とで電圧指令を作る電圧指令作成回路である。

【0029】

次に動作について図10のタイミングチャートを参照して説明する。切換指令が立上った時刻t1では、インバータ電圧とバイパス電圧との電圧偏差(d軸偏差量)が大きく比較器112で設定されている切換許容範囲を越えている。従って、この時点では切換許可信号は出力されていない。しかし、この時刻t1からセレクタ115がd軸偏差量を出力し、フィルタ117の効果でこれが徐々に立上って加算器114により電圧振幅指令に加算され、これに応じてインバータ電圧が徐々に上昇する。

20

【0030】

時刻t2でこの電圧偏差が切換許容範囲に入ると、比較器112は切換許可信号を出力し、これを受けて切換制御回路23はインバータスイッチ4にオフ指令、バイパススイッチ5にオン指令をそれぞれ出力すると同時にインバータの駆動回路29に停止指令を送出してインバータ2の出力電圧はゼロとなり、以後、バイパス電源6から負荷7に電力が供給される。

以上のように非同期制御時においても、両電源2、6の電圧差を速やかにほぼゼロにすることが可能となり、比較器112の電圧偏差許容値を極力小さく設定することができ、切換時のショックをより小さくすることができる。

30

【0031】

実施の形態4.

図11はこの発明の実施の形態4における電力変換装置を示す構成図である。

先の各実施の形態における切換動作は図4に示すようにインバータ2を停止するとともにバイパススイッチ5をオンさせる切換(停止無瞬断切換)をさせたが、図11ではインバータ駆動切換回路31を追加することにより、条件によっては図23で示したラップ切換を可能とするように構成した。

【0032】

次に動作を図12のタイミングチャートを参照して説明する。

40

同期制御がなされている場合(図12(a))、即ち、同期制御回路25aから出力された同期状態信号がH(同期)のときは、インバータスイッチ4への信号の如何にかかわらず、インバータ駆動切換回路31は駆動回路29aに対してH(駆動)レベルの信号を送出する。従って、インバータ2を運転した状態で高速度のバイパススイッチ5をオンするので、動作遅れのあるインバータスイッチ4がオフするまでの時間が、両電源2、6が負荷7に接続されるラップ期間となり、信頼性の高い切換操作が実現される。

【0033】

次に、同期制御がなされていない、従って、同期制御回路25aからの同期状態信号がL(非同期)の場合で、上述実施の形態の切換判定回路が切換許可信号を出力してインバー

50

タ電源からバイパス電源への切換がなされるときは、図 1 2 (b) に示すように、切換制御回路 2 3 からインバータスイッチ 4 をオフさせる信号 (H L) が出力されたタイミングでインバータ駆動切換回路 3 1 の出力が L となりインバータ 2 が停止する。これによって、電圧偏差がない無瞬断切換を行うことができる。

【 0 0 3 4 】

実施の形態 5 .

図 1 3 はこの発明の実施の形態 5 における電力変換装置を示す構成図である。

上記各実施の形態での切換動作はインバータ 2 が正常な場合の切換動作であったが、非同期制御時にインバータ 2 が故障停止した場合、同期状態を検出して切り換える訳にはいかないので一定の瞬断時間を設けて瞬断切換をする必要があった。この実施の形態 5 はこの
10
のような問題を解決するためになされたもので、図 1 3 において、3 2 はインバータ 2 の電圧異常検出回路、3 0 e はこの形態 5 の切換判定回路、3 3 は切換指令発生回路 2 2 の出力信号と故障信号とのいずれかの信号が入力されると切換指令を出力する OR 回路である。また、図 1 4 は切換判定回路 3 0 e の内部構成を示したもので、実施の形態 3 で説明した切換判定回路 3 0 d に記憶回路 1 1 8 を追加したものである。

【 0 0 3 5 】

図 1 5 は、切換に伴う負荷電圧の波形を示したものである。図 1 5 において、時刻 t 1 で故障が発生してインバータ 2 が停止すると負荷 7 への電力の供給がストップする。インバータ電圧とバイパス電圧とが、例えば、図 1 5 に示すように、その位相がずれていたとすると、同図 (a) のように、故障時刻 t 1 でバイパス電圧に切り換えると、負荷 7 には同
20
極性の半波電圧が続けて印加され、トランスの偏磁等不具合現象が発生する。

【 0 0 3 6 】

これに対し、この実施の形態 5 では、図 1 4 に示すように、時刻 t 1 での故障信号を受けて記憶回路 1 1 8 が故障直前のインバータ電圧を記憶保持しており、その保持されたインバータ電圧とバイパス電圧の振幅、位相が所定の許容値以内に入った時刻 t 2 で切換許可信号が出力されバイパス電源 6 への切換が実行される。

【 0 0 3 7 】

以上のように、この実施の形態 5 においては、たとえ両電源 2、6 の電圧の位相が大幅にずれた状態でインバータ 2 に故障が発生してバイパス電源 6 に切り換えた場合にも、負荷に偏磁等の不具合現象が生じない。
30

【 0 0 3 8 】

実施の形態 6 .

図 1 6 はこの発明の実施の形態 6 における電力変換装置を示す構成図である。

以上の各形態例はインバータ電源からバイパス電源への切換動作であったが、バイパス電源からインバータ電源に切り戻すときはバイパス電源の状態が悪いほど安定したインバータ電源に切り戻す必要性が高くなる。この実施の形態 6 はこの切り戻しに関するもので、図 1 6 において 3 4 は周波数追従範囲指令発生回路で、その他の構成部品は実施の形態 5 と同様である。

【 0 0 3 9 】

図 1 7 は周波数追従範囲指令発生回路 3 4 の内部構成を示したもので、1 1 9 は切り戻し時の周波数追従範囲、1 2 0 は切換時の周波数追従範囲、1 2 1 は切換か切り戻しかで周波数追従範囲を選択するセレクタである。
40

【 0 0 4 0 】

次に本発明の動作を説明する。インバータ電源からバイパス電源 6 への切換は負荷 7 が許容できる周波数の範囲で行われるが、商用電源や発電機等で構成された場合のバイパス電源 6 では周波数に大きな変動が生じることがある。バイパス給電中に負荷に悪影響を与える周波数になった場合、できるだけ早急にインバータ電源に切り戻したい。そこで、周波数追従範囲指令発生回路 3 4 で切り戻しの時のみ周波数追従範囲を広げ、できるだけ広範囲でインバータ電源をバイパス電源に同期させラップさせながら切り戻しができるようにする。
50

【 0 0 4 1 】

以上の切り戻し時の動作を図 1 8 のタイミングチャートを参照して更に具体的に説明する。時刻 t_1 までは、バイパス電源 6 は基準の中心周波数を出力しており、インバータ周波数もそれに追従して出力されている。時刻 t_1 から何らかの原因でバイパス電源 6 が増大を始めたとなると、当初は、インバータもそれに追従して出力周波数を上昇させていくが、本来、インバータが給電する場合に設定されている周波数範囲の上限（例えば、中心周波数 + 1 %）に達すると（時刻 t_2 ）、それ以降は、インバータ周波数はこの上限値を維持し、バイパス電源 6 の周波数との間に差が生じた状態となる。

【 0 0 4 2 】

このバイパス電源 6 の周波数が中心値から大きくはずれた状態は負荷 7 に悪影響を及ぼすため、時刻 t_4 で切り戻し指令が出力される。この切り戻し指令を受けると周波数追従範囲指令発生回路 3 4 のセクタ 1 2 1 はインバータ 2 の周波数追従範囲を切り戻し時範囲（例えば、中心周波数 $\pm 5\%$ 程度）に設定する。これにより、インバータ 2 は時刻 t_4 以降、その出力周波数を増大させ、時刻 t_5 でバイパス電源 6 の周波数に到達し、切換許可信号（図 1 8 では図示省略）が出力され、ラップ運転を経て切り戻しが実行される。即ち、バイパス電源 6 からインバータ 2 への切換が行われ、これが時刻 t_6 で完了すると、以後、インバータ 2 はその本来の周波数範囲の運転に戻るべくその出力周波数を下降し、時刻 t_7 でその範囲内に到達し、負荷 7 には再び正常な周波数の電力が供給されることになる。

【 0 0 4 3 】

なお、インバータスイッチ 4 に高速スイッチを使用すれば上記実施の形態の切換動作と同様にして非同期のときも切り戻しができるが、上記方法を用いればバイパス周波数が大きく変動してもインバータ 2 が追従して同期し切り戻しができるためインバータスイッチ 4 を高速スイッチとする必要がなく安価に構成できる。

【 0 0 4 4 】

また、上記では、バイパス電源 6 の周波数が大幅に変動した状態での切り戻しについて説明したが、バイパス電源 6 の電圧が大幅に変動した場合も同様の考え方を適用した対策で切り戻しを行うことができる。

【 0 0 4 5 】

実施の形態 7 .

図 1 9 はこの発明の実施の形態 7 における電力変換装置を示す構成図である。

なお、上記実施の形態 6 はバイパス電源 6 からインバータ電源に切り戻すときインバータ電源の周波数追従範囲を広げ同期制御回路 2 5 でバイパス電源 6 に同期させるように構成したが、バイパス電源 6 の周波数の変動速度が速く同期制御回路 2 5 がその変動に追従できない場合（一般的で安価な同期制御回路 2 5 は目標周波数の 1 サイクル毎に位相差を検出する。）、同期できず、切り戻しができない。この実施の形態 7 は高速にバイパス電源 6 に同期する電力変換装置を提供するもので、図 1 9 において、3 5 は指令切換回路である。また、その他の構成部品は実施の形態 6 と同様である。

【 0 0 4 6 】

図 2 0 は指令切換回路 3 5 の内部回路構成を示したもので、1 2 2 は電圧指令発生回路 2 7 b の出力信号とバイパス電圧（電圧センサ 2 1 の出力信号）とを切り戻し時に出力される電圧指令切換信号（切り戻し指令）で選択するセクタである。

図 2 1 は切り戻し指令とインバータスイッチ 4 のオンオフ指令とバイパススイッチ 5 のオンオフ指令との関係を示すタイミングチャートである。

【 0 0 4 7 】

次にこの実施の形態 7 の動作を図 2 1 のタイミングチャートを参照しながら説明する。まず、切り戻し指令を受けた指令切換回路 3 5 はバイパス電圧をインバータ 2 の電圧指令として電圧制御回路 2 8 に出力する。これによりインバータ電源の出力電圧はバイパス電圧と高速に一致する。切換判定回路 3 0 e で切換許可状態を判定し切換制御回路 2 3 からインバータスイッチ 4 にオン指令を出力しバイパススイッチ 5 とのラップ期間を設けバイパ

10

20

30

40

50

ススイッチ 5 をオフさせる。これにより、同期制御回路 25 の応答速度とは無関係に高速にバイパス電圧に同期できるため、バイパス電源が不安定なときも確実に切り戻しすることができる。

【0048】

なお、上記各実施の形態では、交流電圧源として直流電圧源を入力とするインバータを適用した場合について説明したが、電圧指令に応じて交流電圧を出力可能なものなら、例えば、サイクロコンバータなど他の種類の交流電圧源を適用してもこの発明は上記したと同等の効果を奏する。

【0049】

【発明の効果】

以上のように、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第 1 の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第 2 の開閉手段を備え、上記第 1 および第 2 の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第 1 および第 2 の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、三相各相毎に上記交流電圧源とバイパス電源との瞬時電圧差を演算する減算器、これら各減算器の出力の絶対値を加算する加算器、およびこの加算器の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有するため、同期制御がなされていない非同期のときも、一瞬の電圧の一致を検出して電源間の切換が可能となり、三相電源の場合の、両電源の電圧の一致を確実に検出して電源間の円滑な切換が可能となる。

【0050】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第 1 の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第 2 の開閉手段を備え、上記第 1 および第 2 の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記交流電圧源および上記バイパス電源が三相電源であり、上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源の電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、および上記切換指令と上記切換許可信号とを入力して上記第 1 および第 2 の開閉手段を開閉操作する切換制御回路を備え、上記切換判定回路は、上記交流電圧源の三相電圧を d 軸と q 軸の二相に変換する第 1 の 3 / 2 変換回路、上記バイパス電源の三相電圧を d 軸と q 軸の二相に変換する第 2 の 3 / 2 変換回路、上記両 3 / 2 変換回路の出力の d 軸成分同士の瞬時値差を演算する第 1 の減算器、上記両 3 / 2 変換回路の出力の q 軸成分同士の瞬時値差を演算する第 2 の減算器、上記両減算器の出力の 2 乗和の平方根を演算する振幅検出回路、およびこの振幅検出回路の出力が所定の値内になったとき上記切換許可信号を出力する比較器を有するため、電源の切換に伴い、同極性の電圧半波が続いて負荷へ供給されるような不具合が解消され、三相電源の場合の両電源の振幅および位相の一致を確実に検出して電源間の円滑な切換が可能となる。

【0051】

また、この発明の電力変換装置は、負荷に接続する電源を、交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記交流電圧源の電圧とバイパス電源の電圧との振幅差となる上記第 1 の減算器の出力を、上記交流電圧源の電圧指令に加算する加算器を備えたので、両電源の電圧差が大きい場合にも、切換時のショックを小さくすることができる。

【0052】

また、この発明の電力変換装置は、交流電圧源が故障でその出力が停止した場合、上記停止直前の電圧出力を記憶する記憶回路を備え、切換判定回路は、上記記憶回路に記憶された電圧とバイパス電源の電圧との振幅差および位相差が所定の範囲内になったとき切換許可信号を出力するようにしたので、たとえ、両電源の位相が大幅にずれた状態で交流電圧源に故障が発生してバイパス電源に切り換えた場合にも、負荷に偏磁等の不具合現象が生じない。

【0053】

また、この発明の電力変換装置は、所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたので、同期時は信頼性の高いラップ切換ができ、非同期時も電圧偏差のない無瞬断切換が可能となる。

【0054】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、および所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路を備え、負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換える切換指令が出力された場合、上記同期が成立しているときは上記切換に係る第1および第2の開閉手段の開閉操作中上記交流電圧源の出力を維持し、上記同期が成立していない非同期時は上記切換に係る上記第2の開閉手段の開動作と同時に上記交流電圧源の出力を停止するようにしたので、同期制御がなされていない非同期のときも、一瞬の電圧の一致を検出して電源間の切換が可能となり、また同期時は信頼性の高いラップ切換ができ、非同期時も電圧偏差のない無瞬断切換が可能となる。

【0055】

また、この発明の電力変換装置は、電圧指令に応じて交流電圧を出力可能な交流電圧源、この交流電圧源と負荷との接離を行う第1の開閉手段、バイパス電源、およびこのバイパス電源と上記負荷との接離を行う第2の開閉手段を備え、上記第1および第2の開閉手段を操作することにより、上記負荷に接続する電源を、上記交流電圧源と上記バイパス電源とのいずれかに切り換えて上記負荷へ電力を供給する電力変換装置において、

上記電源の切換指令を発生する切換指令発生回路、上記交流電圧源とバイパス電源との電圧差を検出し、この電圧差が所定の範囲内になったとき切換許可信号を出力する切換判定回路、上記切換指令と上記切換許可信号とを入力して上記第1および第2の開閉手段を開閉操作する切換制御回路、所定の電圧および周波数の範囲内で、上記交流電圧源の電圧指令を上記バイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたので、同期制御がなされていない非同期のときも、一瞬の電圧の一致を検出して電源間の切換が可能となり、また同期制御時は、たとえばバイパス電源の電圧または周波数が大幅に変動している場合にも同期制御による交流電圧源への確実な切換が可能となる。

10

20

30

40

50

【 0 0 5 6 】

また、この発明の電力変換装置は、所定の電圧および周波数の範囲内で、交流電圧源の電圧指令をバイパス電源の電圧に一致させ上記両電源の電圧を同期させる同期制御回路、および負荷に接続する電源を、上記交流電圧源からバイパス電源に切り換えるときと上記バイパス電源から交流電圧源に切り換えるときとで上記所定の電圧および周波数の範囲の設定を切り換える範囲切換回路を備えたので、たとえ、バイパス電源の電圧または周波数が大幅に変動している場合にも同期制御による交流電圧源への確実な切換が可能となる。

【図面の簡単な説明】

【図 1】この発明の実施の形態 1 における電力変換装置を示す構成図である。

【図 2】図 1 の切換判定回路の内部回路構成図である。

10

【図 3】図 1 の切換判定回路の図 2 とは異なる例の内部回路構成図である。

【図 4】図 1 の電力変換装置の切換動作を説明するタイミングチャートである。

【図 5】この発明の実施の形態 2 における電力変換装置の切換判定回路を示す内部回路構成図である。

【図 6】図 5 の切換判定回路の電圧偏差許容範囲を示す図である。

【図 7】この発明の実施の形態 3 における電力変換装置を示す構成図である。

【図 8】図 7 の切換判定回路の内部回路構成図である。

【図 9】図 7 の電圧指令発生回路の内部回路構成図である。

【図 10】図 7 の電力変換装置の切換動作を説明するタイミングチャートである。

【図 11】この発明の実施の形態 4 における電力変換装置を示す構成図である。

20

【図 12】図 11 の電力変換装置の切換動作を説明するタイミングチャートである。

【図 13】この発明の実施の形態 5 における電力変換装置を示す構成図である。

【図 14】図 13 の切換判定回路の内部回路構成図である。

【図 15】図 13 の電力変換装置の切換時の負荷電圧波形を示す図である。

【図 16】この発明の実施の形態 6 における電力変換装置を示す構成図である。

【図 17】図 16 の周波数追従範囲指令発生回路の内部回路構成図である。

【図 18】図 16 の電力変換装置の切換動作を説明するタイミングチャートである。

【図 19】この発明の実施の形態 7 における電力変換装置を示す構成図である。

【図 20】図 19 の指令切換回路の内部回路構成図である。

【図 21】図 19 の切換動作を説明するタイミングチャートである。

30

【図 22】従来の電力変換装置を示す構成図である。

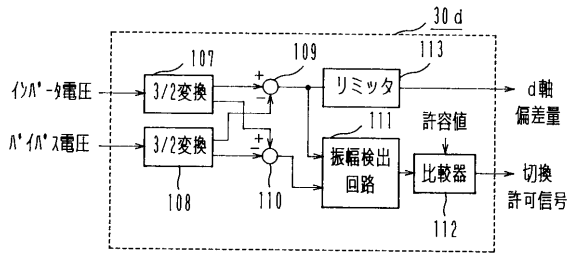
【図 23】図 22 の電力変換装置の切換動作を説明するタイミングチャートである。

【符号の説明】

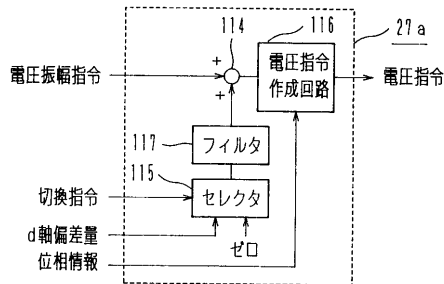
2 インバータ、4 インバータスイッチ、5 バイパススイッチ、
6 バイパス電源、7 負荷、20, 21 電圧センサ、
22 切換指令発生回路、23 切換制御回路、
25, 25a, 25b 同期制御回路、26 電圧振幅指令発生回路、
27, 27a 電圧指令発生回路、28 電圧制御回路、29 駆動回路、
30, 30a, 30b, 30c, 30d, 30e 切換判定回路、
31 インバータ駆動切換回路、32 電圧異常検出回路、33 O R 回路、
34 周波数追従範囲指令発生回路、35 指令切換回路、
100, 102 ~ 104, 109, 110 減算器、105 加算器、
106, 112 比較器、107, 108, 3/2 変換回路、
111 振幅検出回路、115, 121, 122 セレクタ。

40

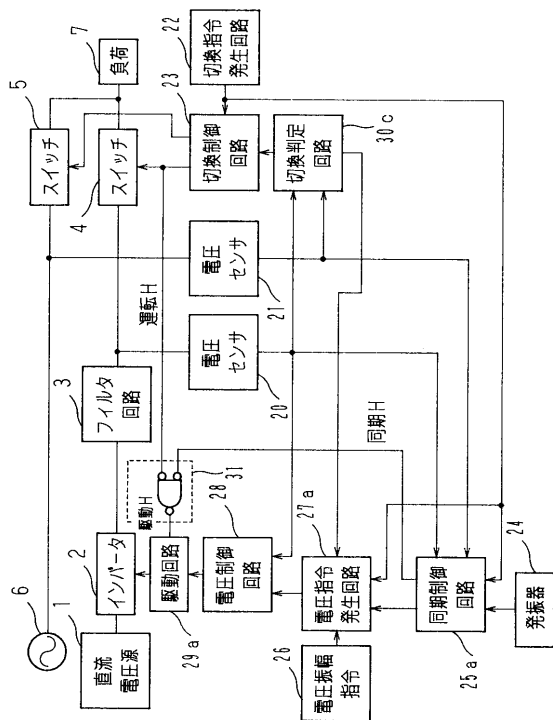
【図 8】



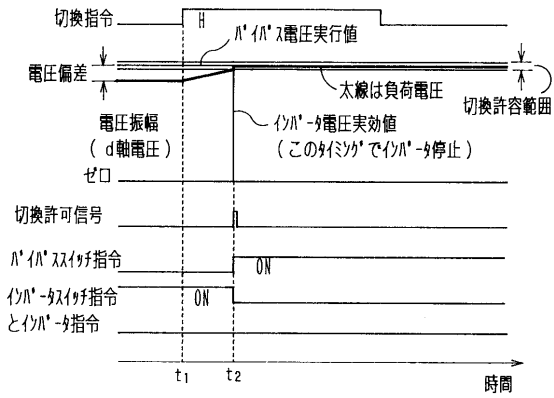
【図 9】



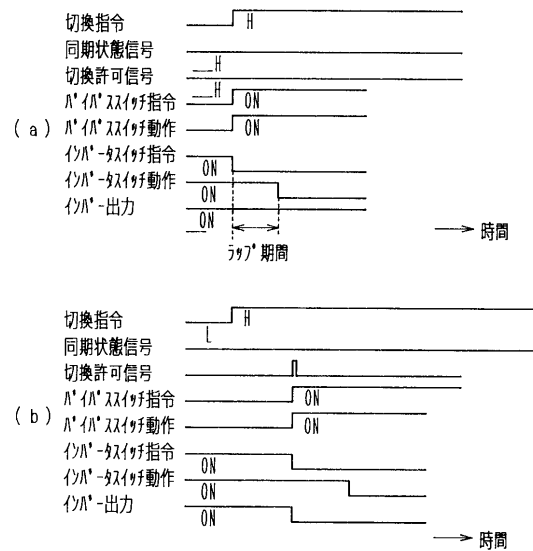
【図 11】



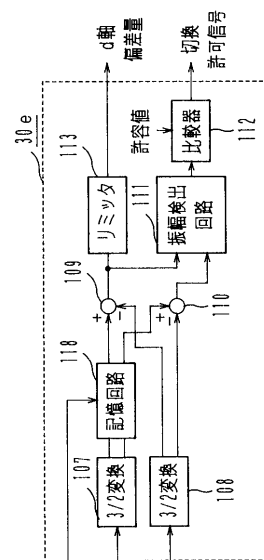
【図 10】



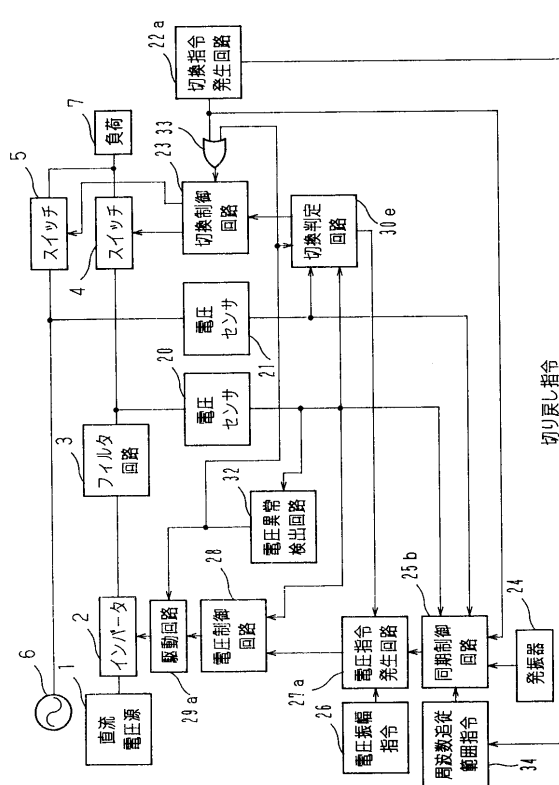
【図 12】



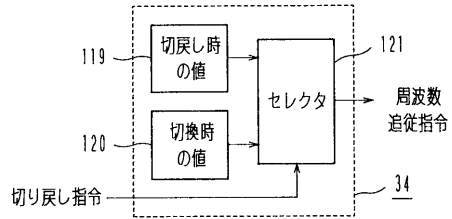
【 ㊦ 1 4 】



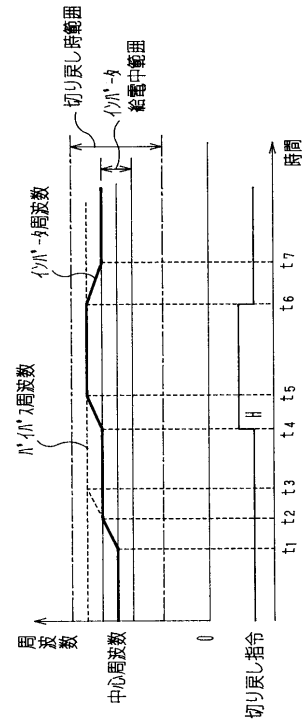
【 図 1 6 】



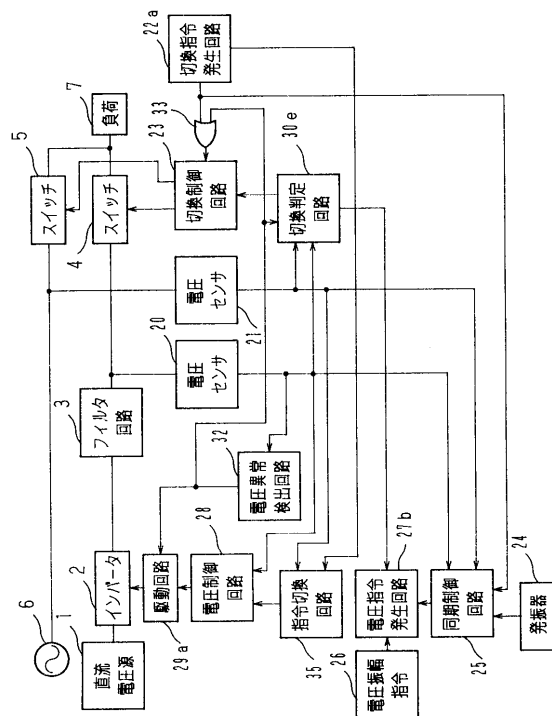
【図 17】



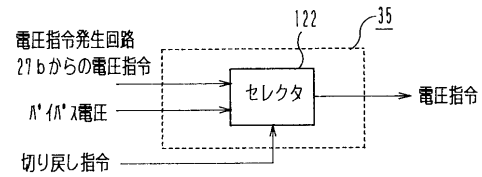
【図 18】



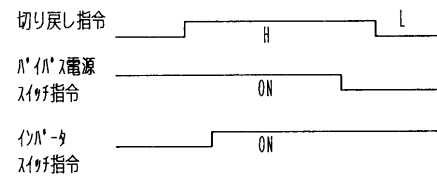
【図 19】



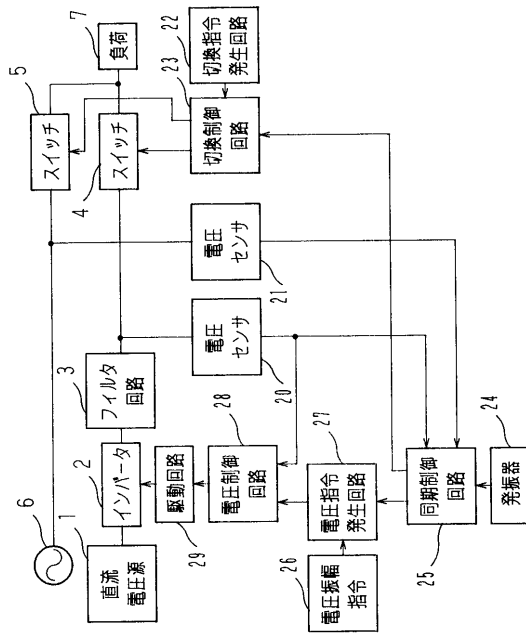
【図 20】



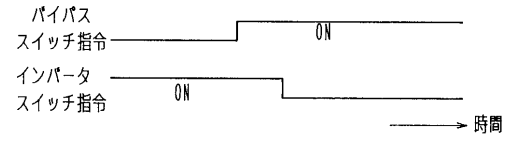
【図 21】



【図 2 2】



【図 2 3】



フロントページの続き

審査官 吉村 伊佐雄

(56)参考文献 特開平08-009648(JP,A)
特開平05-207681(JP,A)
特開平06-189475(JP,A)
特開平04-312329(JP,A)

(58)調査した分野(Int.Cl.⁷,DB名)
H02J 9/00 - 11/00
H02J 3/38