

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4247246号  
(P4247246)

(45) 発行日 平成21年4月2日(2009.4.2)

(24) 登録日 平成21年1月16日(2009.1.16)

(51) Int.Cl.	F I	
HO4N 5/92 (2006.01)	HO4N 5/92	H
G11B 20/12 (2006.01)	G11B 20/12	
G11B 20/10 (2006.01)	G11B 20/10	311
G11B 27/00 (2006.01)	G11B 20/10	321Z
HO4N 5/91 (2006.01)	G11B 27/00	D
請求項の数 3 (全 36 頁) 最終頁に続く		

(21) 出願番号	特願2006-127106 (P2006-127106)	(73) 特許権者	000003078
(22) 出願日	平成18年4月28日(2006.4.28)		株式会社東芝
(62) 分割の表示	特願2006-113262 (P2006-113262) の分割		東京都港区芝浦一丁目1番1号
原出願日	平成8年2月28日(1996.2.28)	(74) 代理人	100058479 弁理士 鈴江 武彦
(65) 公開番号	特開2006-287957 (P2006-287957A)	(74) 代理人	100091351 弁理士 河野 哲
(43) 公開日	平成18年10月19日(2006.10.19)	(74) 代理人	100088683 弁理士 中村 誠
審査請求日	平成18年4月28日(2006.4.28)	(74) 代理人	100108855 弁理士 蔵田 昌俊
		(74) 代理人	100075672 弁理士 峰 隆司
		(74) 代理人	100109830 弁理士 福原 淑弘
最終頁に続く			

(54) 【発明の名称】 画像情報のエンコード方法と再生方法と再生装置

(57) 【特許請求の範囲】

【請求項1】

主映像情報とともに同時再生可能な副映像データとしてのビットマップデータを圧縮したランレングス圧縮映像データを作り、前記ランレングス圧縮映像データを所定のフォーマットの副映像データユニットに格納し、前記副映像データユニットを一定のデータサイズの複数の副映像パックに分割し、前記副映像パックは副映像パケットを含み、前記副映像パケットはパケットヘッダを含み、前記副映像データユニット内の先頭の副映像パケットのパケットヘッダのみが表示時刻を表したタイムスタンプを含むようにした前記副映像データのエンコード方法であって、

前記副映像データユニットには副映像ユニットヘッダ、前記ランレングス圧縮映像データ、及び複数の表示制御シーケンスが記述された表示制御シーケンステーブルを含め、

前記副映像データユニット内の先頭の副映像パケットのパケットヘッダ内に前記タイムスタンプを記述し、

前記副映像ユニットヘッダには前記表示制御シーケンステーブルの開始アドレスを記述し、

前記表示制御シーケンスには前記副映像データの表示制御開始時間を示す情報、次の表示制御シーケンスの開始アドレスを示す情報及び前記副映像データの表示を制御する表示制御コマンドを記述し、

前記表示制御開始時間を示す情報には前記タイムスタンプからの相対時間を記述し、

前記表示制御コマンドとして前記ビットマップデータの表示エリアを設定するコマンド

10

20

が定義され、前記表示エリアを設定するコマンドのパラメータにより表示開始位置と表示終了位置が定義され、

ランレングス圧縮の規則により1ライン分のビットマップデータを1ライン分のランレングス圧縮映像データに圧縮し、

前記ビットマップデータ内の画素データが同一内容で連続するデータ単位を4ビット整数倍になるデータ単位のランレングス圧縮映像データに圧縮し、

前記データ単位のランレングス圧縮映像データを含む前記1ライン分のランレングス圧縮映像データの長さがバイトアラインでない場合には4ビットのダミーデータを挿入し、

またランレングス圧縮の規則において前記副映像データの同一の前記画素データが1～3個続く場合には最初の2ビットで継続画素データ数を表し、その後の2ビットで前記画素データを表すことを特徴とする副映像データのエンコード方法。

10

【請求項2】

主映像情報とともに同時再生可能な副映像データとしてのビットマップデータを圧縮したランレングス圧縮映像データを作り、前記ランレングス圧縮映像データを所定のフォーマットの副映像データユニットに格納し、前記副映像データユニットを一定のデータサイズの複数の副映像パックに分割し、前記副映像パックは副映像パケットを含み、前記副映像パケットはパケットヘッダを含み、前記副映像データユニット内の先頭の副映像パケットのパケットヘッダのみが表示時刻を表したタイムスタンプを含むようにした前記副映像データの再生方法であって、

前記副映像データユニットは、副映像ユニットヘッダ、前記ランレングス圧縮映像データ、及び複数の表示制御シーケンスが記述された表示制御シーケンステーブルを含み、

20

前記副映像ユニットヘッダは前記表示制御シーケンステーブルの開始アドレスを含み、

前記表示制御シーケンスは前記副映像データの表示制御開始時間を示す情報、次の表示制御シーケンスの開始アドレスを示す情報及び前記副映像データの表示を制御する表示制御コマンドを含み、

前記表示制御開始時間を示す情報には前記タイムスタンプからの相対時間を記述し、

前記表示制御コマンドとして前記ビットマップデータの表示エリアを設定するコマンドが定義され、前記表示エリアを設定するコマンドのパラメータにより表示開始位置と表示終了位置が定義され、

ランレングス圧縮の規則により1ライン分のビットマップデータを1ライン分のランレングス圧縮映像データに圧縮し、

30

前記ビットマップデータ内の画素データが同一内容で連続するデータ単位を4ビット整数倍になるデータ単位のランレングス圧縮映像データに圧縮し、

前記データ単位のランレングス圧縮映像データを含む前記1ライン分のランレングス圧縮映像データの長さがバイトアラインでない場合には4ビットのダミーデータを挿入し、

またランレングス圧縮の規則において前記副映像データの同一の前記画素データが1～3個続く場合には最初の2ビットで継続画素データ数を表し、その後の2ビットで前記画素データを表しており、

前記副映像データを再生する再生方法では、

前記副映像データユニットを構成する前記複数の副映像パックの収集と、

40

前記副映像データユニット内の先頭の副映像パケット内からの前記タイムスタンプの抽出と、

前記ランレングス圧縮映像データからの前記ビットマップデータの生成と、

前記表示制御シーケンステーブル内の前記複数の前記表示制御シーケンスの再生と、

前記表示制御シーケンスに含まれる前記表示制御コマンドに基づく前記ビットマップデータの再生とを含むことを特徴とする副映像データの再生方法。

【請求項3】

主映像情報とともに同時再生可能な副映像データとしてのビットマップデータを圧縮したランレングス圧縮映像データを作り、前記ランレングス圧縮映像データを所定のフォーマットの副映像データユニットに格納し、前記副映像データユニットを一定のデータサイズ

50

の複数の副映像パックに分割し、前記副映像パックは副映像パケットを含み、前記副映像パケットはパケットヘッダを含み、前記副映像データユニット内の先頭の副映像パケットのパケットヘッダのみが表示時刻を表したタイムスタンプを含むようにした前記副映像データの再生装置であって、

前記副映像データユニットは、副映像ユニットヘッダ、前記ランレングス圧縮映像データ、及び複数の表示制御シーケンスが記述された表示制御シーケンステーブルを含み、

前記副映像ユニットヘッダは前記表示制御シーケンステーブルの開始アドレスを含み、前記表示制御シーケンスは前記副映像データの表示制御開始時間を示す情報、次の表示制御シーケンスの開始アドレスを示す情報及び前記副映像データの表示を制御する表示制御コマンドを含み、

前記表示制御開始時間を示す情報には前記タイムスタンプからの相対時間を記述し、前記表示制御コマンドとして前記ビットマップデータの表示エリアを設定するコマンドが定義され、前記表示エリアを設定するコマンドのパラメータにより表示開始位置と表示終了位置が定義され、

ランレングス圧縮の規則により1ライン分のビットマップデータを1ライン分のランレングス圧縮映像データに圧縮し、

前記ビットマップデータ内の画素データが同一内容で連続するデータ単位を4ビット整数倍になるデータ単位のランレングス圧縮映像データに圧縮し、

前記データ単位のランレングス圧縮映像データを含む前記1ライン分のランレングス圧縮映像データの長さがバイトアラインでない場合には4ビットのダミーデータを挿入し、

またランレングス圧縮の規則において前記副映像データの同一の前記画素データが1～3個続く場合には最初の2ビットで継続画素データ数を表し、その後の2ビットで前記画素データを表しており、

前記副映像データを再生する再生装置では、

前記副映像データユニットを構成する前記複数の副映像パックを収集する手段と、

前記副映像データユニット内の先頭の副映像パケット内から前記タイムスタンプを抽出する手段と、

前記ランレングス圧縮映像データから前記ビットマップデータを生成する手段と、

前記表示制御シーケンステーブル内の前記複数の前記表示制御シーケンスを再生する手段と、

前記表示制御シーケンスに含まれる前記表示制御コマンドに基づく前記ビットマップデータの再生を行なう手段とを具備したことを特徴とする副映像データの再生装置。

【発明の詳細な説明】

【技術分野】

【0001】

この発明は、主映像とともに同時再生される副映像などの画像情報をエンコードする画像情報のエンコード方法と画像情報をデコードして再生する再生装置と再生方法に関する。

【背景技術】

【0002】

近年、映像や音声用のデータをデジタルで記録した光ディスクを再生する動画対応の光ディスク再生装置が開発されており、例えば、映画ソフトやカラオケ等の再生装置として広く利用されている。また、最近では、動画に対するデータ圧縮方式がMPEG (Moving Picture Image Coding Expert Group) 方式として国際標準化されるに至っている。このMPEG方式は映像データを可変長圧縮する方式である。

【0003】

また、現在、MPEG2方式が国際標準化されつつあり、これに伴ってMPEG圧縮方式に対応したシステムフォーマットもMPEG2システムレイヤとして規定されている。このMPEG2システムレイヤでは、動画、音声、その他のデータを同期して転送かつ再生できるように、それぞれのデータに基準時刻を用いて表現した転送開始時刻と再生開始

10

20

30

40

50

時刻を設定することが規定されている。これらの情報により通常再生を行う。

【 0 0 0 4 】

映画の字幕やテレビ音量の設定値として表示されるイメージなど主映像にスーパーインポーズされる1または複数の副映像は、主映像に同期して再生されるようにランレングス圧縮されて記録されており、この副映像は複数のバックからなる副映像ユニットごとに、その副映像ユニットに付与されているタイムスタンプに基づいて再生されるようになっている。

【 0 0 0 5 】

この場合、対応する最初の副映像ユニットのタイムスタンプを零とすることができず、画素データの転送時間を考慮した値を記述しなければならなかった。

10

【 0 0 0 6 】

また、1つの副映像ユニットは複数のシーケンスから構成され、各シーケンスごとに各シーケンス順に付与される表示開始時刻としてのタイムスタンプとコマンド等からなる表示制御シーケンスから構成されている。

【 発明の開示 】

【 発明が解決しようとする課題 】

【 0 0 0 7 】

この発明は、同じ副映像データを複数の異なる時刻で表示する場合でも全く同じ表示制御シーケンステーブルを用いることができ、表示制御シーケンステーブルをリロケータブルとすることができることを目的とする。

20

【 課題を解決するための手段 】

【 0 0 0 8 】

この発明は、主映像情報とともに同時再生可能な副映像データとしてのビットマップデータを圧縮したランレングス圧縮映像データを作り、前記ランレングス圧縮映像データを所定のフォーマットの副映像データユニットに格納し、前記副映像データユニットを一定のデータサイズの複数の副映像バックに分割し、前記副映像バックは副映像パケットを含み、前記副映像パケットはパケットヘッダを含み、前記副映像データユニット内の先頭の副映像パケットのパケットヘッダのみが表示時刻を表したタイムスタンプを含むようにした前記副映像データのエンコード方法であって、前記副映像データユニットには副映像ユニットヘッダ、前記ランレングス圧縮映像データ、及び複数の表示制御シーケンスが記述された表示制御シーケンステーブルを含め、前記副映像データユニット内の先頭の副映像パケットのパケットヘッダ内に前記タイムスタンプを記述し、前記副映像ユニットヘッダには前記表示制御シーケンステーブルの開始アドレスを記述し、前記表示制御シーケンスには前記副映像データの表示制御開始時間を示す情報、次の表示制御シーケンスの開始アドレスを示す情報及び前記副映像データの表示を制御する表示制御コマンドを記述し、前記表示制御開始時間を示す情報には前記タイムスタンプからの相対時間を記述し、前記表示制御コマンドとして前記ビットマップデータの表示エリアを設定するコマンドが定義され、前記表示エリアを設定するコマンドのパラメータにより表示開始位置と表示終了位置が定義され、ランレングス圧縮の規則により1ライン分のビットマップデータを1ライン分のランレングス圧縮映像データに圧縮し、前記ビットマップデータ内の画素データが同一内容で連続するデータ単位を4ビット整数倍になるデータ単位のランレングス圧縮映像データに圧縮し、前記データ単位のランレングス圧縮映像データを含む前記1ライン分のランレングス圧縮映像データの長さがバイトラインでない場合には4ビットのダミーデータを挿入し、またランレングス圧縮の規則において前記副映像データの同一の前記画素データが1～3個続く場合には最初の2ビットで継続画素データ数を表し、その後の2ビットで前記画素データを表すことを特徴とするエンコード方法が基本となっている。

30

40

【 発明の効果 】

【 0 0 1 1 】

以上詳述したように、この発明によれば、同じ副映像データを複数の異なる時刻で表示する場合でも全く同じ表示制御シーケンステーブルを用いることができ、表示制御シーケ

50

ンステーブルをリロケータブルとすることができる。

【発明を実施するための最良の形態】

【0012】

以下、図面を参照して、この発明の一実施の形態に係る画像情報のエンコード/デコードシステムを説明する。なお、重複説明を避けるために、複数の図面に渡り機能上共通する部分には共通の参照符号が用いられている。

【0013】

図1～図27は、この発明の一実施の形態に係る画像情報のエンコード/デコードシステムを説明するための図である。

【0014】

図1は、この発明を適用できる情報保持媒体の一例としての光ディスクODの記録データ構造を略示している。

【0015】

この光ディスクODは、たとえば片面約5Gバイトの記憶容量をもつ両面貼合せディスクであり、ディスク内周側のリードインエリアからディスク外周側のリードアウトエリアまでの間に多数の記録トラックが配置されている。各トラックは多数の論理セクタで構成されており、それぞれのセクタに各種情報（適宜圧縮されたデジタルデータ）が格納されている。

【0016】

図2は、図1の光ディスクODに記録される映像（ビデオ）用ファイルのデータ構造を例示している。

【0017】

図2に示すように、この映像用ファイルは、ファイル管理情報1および映像用データ2を含んでいる。映像用データ2は、ビデオデータユニット（ブロック）、オーディオデータユニット（ブロック）、副映像データユニット（ブロック）、そしてこれらのデータ再生を制御するために必要な情報（DSI；Disk Search Information）を記録したDSIユニット（ブロック）から構成されている。各ユニットは、たとえばデータの種別毎に一定のデータサイズの PACKET に、それぞれ分割される。ビデオデータユニット、オーディオデータユニットおよび副映像データユニットは、これらユニット群の直前に配置されたDSIを基に、それぞれ同期をとって再生される。

【0018】

すなわち、図1の複数論理セクタの集合体の中に、ディスクODで使用されるシステムデータを格納するシステムエリアと、ボリューム管理情報エリアと複数ファイルエリアが、形成される。

【0019】

上記複数のファイルエリアのうち、たとえばファイル1は、主映像情報（図中のVIDEO）、主映像に対して補助的な内容を持つ副映像情報（図中のSUB-PICTURE）、音声情報（図中のAUDIO）、再生情報（図中のPLAYBACK INFO.）等を含んでいる。

【0020】

図3は、図2で例示したデータ構造のうち、エンコード（ランレングス圧縮）された副映像情報のパックの論理構造を例示している。

【0021】

図3の上部に示すように、ビデオデータに含まれる副映像情報の1パックはたとえば2048バイト（2kB）で構成される。この副映像情報の1パックは、先頭のパックのヘッダのあとに、1以上の副映像パッケージを含んでいる。パックヘッダには、それぞれファイル全体の再生を通じて基準となる時刻（SCR；System Clock Reference）が付与されており、同じ時刻のSCRが付与されている副映像情報のパック内の副映像パッケージが後述するデコーダへ転送されるようになっている。第1の副映像パッケージは、そのパッケージのヘッダのあとに、ランレングス圧縮された副映像データ（SP DATA 1）を含ん

10

20

30

40

50

でいる。同様に、第2の副映像パッケージは、そのパッケージのヘッダのあとに、ランレングス圧縮された副映像データ ( S P D A T A 2 ) を含んでいる。

【 0 0 2 2 】

このような複数の副映像データ ( S P D A T A 1、S P D A T A 2、... ) をランレングス圧縮の1ユニット ( 1 単位 ) 分集めたもの、すなわち副映像データユニット30に、副映像ユニットヘッダ31が付与される。この副映像ユニットヘッダ31のあとに、1ユニット分の映像データ (たとえば2次元表示画面の1水平ライン分のデータ) をランレングス圧縮した画素データ32、および各副映像パッケージの表示制御シーケンス情報を含むテーブル33が続く。

【 0 0 2 3 】

換言すると、1ユニット分のランレングス圧縮データ30は、1以上の副映像パッケージの副映像データ部分 ( S P D A T A 1、S P D A T A 2、... ) の集まりで形成されている。この副映像データユニット30は、副映像表示用の各種パラメータが記録されている副映像ユニットヘッダ S P U H 3 1 と、ランレングス符号からなる表示データ ( 圧縮された画素データ ) P X D 3 2 と、表示制御シーケンステーブル D C S Q T 3 3 とで構成されている。

【 0 0 2 4 】

図4は、図3で例示した1ユニット分のランレングス圧縮データ30のうち、副映像ユニットヘッダ31の内容の一部を例示している ( S P U H 3 1 の他部については図19参照)。ここでは、主映像 (たとえば映画の映像本体) とともに記録・伝送 ( 通信 ) される副映像 (たとえば主映像の映画のシーンに対応した字幕) のデータに関して、説明を行なう。

【 0 0 2 5 】

図4に示すように、副映像ユニットヘッダ S P U H 3 1 には、画素データ32のTV画面上での表示サイズすなわち表示開始位置および表示範囲 ( 幅と高さ ) S P D S Z と、副映像データパッケージ内の表示制御シーケンステーブル33の記録開始位置 S P D C S Q T A とが、記録されている。

【 0 0 2 6 】

もう少し具体的にいうと、副映像ユニットヘッダ S P U H 3 1 には、図4に示すように、以下の内容を持つ種々なパラメータ ( S P D D A D R など ) が記録されている：

( 1 ) この表示データのモニタ画面上における表示開始位置および表示範囲 ( 幅および高さ ) を示す情報 ( S P D S Z ) と；

( 2 ) パッケージ内の表示制御シーケンステーブル33の記録開始位置情報 ( 副映像の表示制御シーケンステーブル開始アドレス S P D C S Q T A ) 。

【 0 0 2 7 】

図3または図4に示す副映像の画素データ (ランレングスデータ) 32は、図5に示すランレングス圧縮規則1~6によって、その1単位のデータ長 ( 可変長 ) が決まる。そして、決まったデータ長でエンコード (ランレングス圧縮) およびデコード (ランレングス伸張) が行われる。

【 0 0 2 8 】

図5は、図4で例示した副映像画素データ (ランレングスデータ) 32部分が2ビットの画素データで構成される場合において、一実施の形態に係るエンコード方法で採用されるランレングス圧縮規則1~6を説明するものである。

【 0 0 2 9 】

また、図6は、図4で例示した副映像画素データ (ランレングスデータ) 32部分が2ビットの画素データで構成される場合において、上記圧縮規則1~6を具体的に説明するための図である。

【 0 0 3 0 】

図5の1列目に示す規則1では、同一画素が1~3個続く場合、4ビットデータでエンコード (ランレングス圧縮) のデータ1単位を構成する。この場合、最初の2ビットで継

10

20

30

40

50

続画素数を表し、続く2ビットで画素データ（画素の色情報など）を表す。

【0031】

たとえば、図6の上部に示される圧縮前の映像データPXDの最初の圧縮データ単位CU01は、2個の2ビット画素データd0、d1=(0000)bを含んでいる（bはバイナリであることを指す）。この例では、同一の2ビット画素データ(00)bが2個連続（継続）している。

【0032】

この場合、図6の下部に示すように、継続数「2」の2ビット表示(10)bと画素データの内容(00)bとを繋げたd0、d1=(1000)bが、圧縮後の映像データPXDのデータ単位CU01\*となる。

10

【0033】

換言すれば、規則1によってデータ単位CU01の(0000)bがデータ単位CU01\*の(1000)bに変換される。この例では実質的なビット長の圧縮は得られていないが、たとえば同一画素(00)bが3個連続するCU01=(000000)bならば、圧縮後はCU01\*=(1100)bとなって、2ビットの圧縮効果が得られる。

【0034】

図5の2列目に示す規則2では、同一画素が4～15個続く場合、8ビットデータでエンコードのデータ1単位を構成する。この場合、最初の2ビットで規則2に基づくことを示す符号化ヘッダを表し、続く4ビットで継続画素数を表し、その後の2ビットで画素データを表す。

20

【0035】

たとえば、図6の上部に示される圧縮前の映像データPXDの2番目の圧縮データ単位CU02は、5個の2ビット画素データd2、d3、d4、d5、d6=(0101010101)bを含んでいる。この例では、同一の2ビット画素データ(01)bが5個連続（継続）している。

【0036】

この場合、図6の下部に示すように、符号化ヘッダ(00)bと、継続数「5」の4ビット表示(0101)bと画素データの内容(01)bとを繋げたd2～d6=(0001010101)bが、圧縮後の映像データPXDのデータ単位CU02\*となる。

【0037】

換言すれば、規則2によってデータ単位CU02の(0101010101)b(10ビット長)がデータ単位CU02\*の(00010101)b(8ビット長)に変換される。この例では実質的なビット長圧縮分は10ビットから8ビットへの2ビットしかないが、継続数がたとえば15(CU02の01が15個連続するので30ビット長)の場合は、これが8ビットの圧縮データ(CU02\*=00111101)となり、30ビットに対して22ビットの圧縮効果が得られる。つまり、規則2に基づくビット圧縮効果は、規則1のものよりも大きい。しかし、解像度の高い微細な画像のランレングス圧縮に対応するためには、規則1も必要となる。

30

【0038】

図5の3列目に示す規則3では、同一画素が16～63個続く場合、12ビットデータでエンコードのデータ1単位を構成する。この場合、最初の4ビットで規則3に基づくことを示す符号化ヘッダを表し、続く6ビットで継続画素数を表し、その後の2ビットで画素データを表す。

40

【0039】

たとえば、図6の上部に示される圧縮前の映像データPXDの3番目の圧縮データ単位CU03は、16個の2ビット画素データd7～d22=(101010.....1010)bを含んでいる。この例では、同一の2ビット画素データ(10)bが16個連続（継続）している。

【0040】

この場合、図6の下部に示すように、符号化ヘッダ(0000)bと、継続数「16」

50

の6ビット表示(010000)bと画素データの内容(10)bとを繋げた $d_7 \sim d_2 = (000001000010)$ bが、圧縮後の映像データPXDのデータ単位CU03\*となる。

【0041】

換言すれば、規則3によってデータ単位CU03の(101010.....1010)b(32ビット長)がデータ単位CU03\*の(000001000010)b(12ビット長)に変換される。この例では実質的なビット長圧縮分は32ビットから12ビットへの20ビットであるが、継続数がたとえば63(CU03の10が63個連続するので126ビット長)の場合は、これが12ビットの圧縮データ(CU03\* = 000011111110)となり、126ビットに対して114ビットの圧縮効果が得られる。つまり、規則3に基づくビット圧縮効果は、規則2のものよりも大きい。

10

【0042】

図5の4列目に示す規則4では、同一画素が64~255個続く場合、16ビットデータでエンコードのデータ1単位を構成する。この場合、最初の6ビットで規則4に基づくことを示す符号化ヘッダを表し、続く8ビットで継続画素数を表し、その後の2ビットで画素データを表す。

【0043】

たとえば、図6の上部に示される圧縮前の映像データPXDの4番目の圧縮データ単位CU04は、69個の2ビット画素データ $d_{23} \sim d_{91} = (111111.....1111)$ bを含んでいる。この例では、同一の2ビット画素データ(11)bが69個連続(継続)している。

20

【0044】

この場合、図6の下部に示すように、符号化ヘッダ(000000)bと、継続数「69」の8ビット表示(00100101)bと画素データの内容(11)bとを繋げた $d_{23} \sim d_{91} = (0000000010010111)$ bが、圧縮後の映像データPXDのデータ単位CU04\*となる。

【0045】

換言すれば、規則4によってデータ単位CU04の(111111.....1111)b(138ビット長)がデータ単位CU04\*の(0000000010010111)b(16ビット長)に変換される。この例では実質的なビット長圧縮分は138ビットから16ビットへの122ビットであるが、継続数がたとえば255(CU04の11が255個連続するので510ビット長)の場合は、これが16ビットの圧縮データ(CU04\* = 0000001111111111)となり、510ビットに対して494ビットの圧縮効果が得られる。つまり、規則4に基づくビット圧縮効果は、規則3のものよりも大きい。

30

【0046】

図5の5列目に示す規則5では、エンコードデータ単位の切替点からラインの終わりまで同一画素が続く場合に、16ビットデータでエンコードのデータ1単位を構成する。この場合、最初の14ビットで規則5に基づくことを示す符号化ヘッダを表し、続く2ビットで画素データを表す。

40

【0047】

たとえば、図6の上部に示される圧縮前の映像データPXDの5番目の圧縮データ単位CU05は、1個以上の2ビット画素データ $d_{92} \sim d_n = (000000.....0000)$ bを含んでいる。この例では、同一の2ビット画素データ(00)bが有限個連続(継続)しているが、規則5では継続画素数が1以上いくつでも良い。

【0048】

この場合、図6の下部に示すように、符号化ヘッダ(0000000000000000)bと、画素データの内容(00)bとを繋げた $d_{92} \sim d_n = (00000000000000000000)$ bが、圧縮後の映像データPXDのデータ単位CU05\*となる。

【0049】

50

換言すれば、規則 5 によってデータ単位 C U 0 5 の ( 0 0 0 0 0 0 ..... 0 0 0 0 ) b ( 不特定ビット長 ) がデータ単位 C U 0 5 \* の ( 0 0 0 0 0 0 0 0 0 0 0 0 0 0 ) b ( 1 6 ビット長 ) に変換される。規則 5 では、ラインエンドまでの同一画素継続数が 1 6 ビット長以上あれば、圧縮効果が得られる。

【 0 0 5 0 】

図 5 の 6 列目に示す規則 6 では、エンコード対象データが並んだ画素ラインが 1 ライン終了した時点で、1 ライン分の圧縮データ P X D の長さが 8 ビットの整数倍でない ( すなわちバイトアラインでない ) 場合に、4 ビットのダミーデータを追加して、1 ライン分の圧縮データ P X D がバイト単位になるように ( すなわちバイトアラインされるように ) している。

【 0 0 5 1 】

たとえば、図 6 の下部に示される圧縮後の映像データ P X D のデータ単位 C U 0 1 \* ~ C U 0 5 \* の合計ビット長は、必ず 4 ビットの整数倍にはなっているが、必ずしも 8 ビットの整数倍になっているとは限らない。

【 0 0 5 2 】

たとえばデータ単位 C U 0 1 \* ~ C U 0 5 \* の合計ビット長が 1 0 2 0 ビットでありバイトアラインとするために 4 ビット不足しているなら、図 6 の下部に示すように、4 ビットのダミーデータ C U 0 6 \* = ( 0 0 0 0 ) b を 1 0 2 0 ビットの末尾に付加して、バイトアラインされた 1 0 2 4 ビットのデータ単位 C U 0 1 \* ~ C U 0 6 \* を出力する。

【 0 0 5 3 】

なお、2 ビット画素データは、必ずしも 4 種類の画素色を表示するものに限定されない。たとえば、画素データ ( 0 0 ) b で副映像の背景画素を表し、画素データ ( 0 1 ) b で副映像のパターン画素を表し、画素データ ( 1 0 ) b で副映像の第 1 強調画素を表し、画素データ ( 1 1 ) b で副映像の第 2 強調画素を表わすようにしても良い。

【 0 0 5 4 】

画素データの構成ビット数をもっと多ければ、より他種類の副映像画素を指定できる。たとえば画素データが 3 ビットの ( 0 0 0 ) b ~ ( 1 1 1 ) b で構成されているときは、ランレングスエンコード / デコードされる副映像データにおいて、最大 8 種類の画素色 + 画素種類 ( 強調効果 ) を指定できるようになる。

【 0 0 5 5 】

図 7 は、エンコードされた画像情報 ( 図 3 の 3 1 + 3 2 + 3 3 ) を持つ高密度光ディスクの、量産からユーザサイドにおける再生までの流れを説明するとともに ; エンコードされた画像情報の、放送 / ケーブル配信からユーザ / 加入者における受信 / 再生までの流れを説明するブロック図である。

【 0 0 5 6 】

たとえば圧縮前ランレングスデータが図 7 のエンコーダ 2 0 0 に入力されると、エンコーダ 2 0 0 は、たとえば図 5 の圧縮規則 1 ~ 6 に基づくソフトウェア処理により、入力されたデータがランレングス圧縮 ( エンコード ) される。

【 0 0 5 7 】

図 1 に示すような光ディスク O D に図 2 に示すような論理構成のデータが記録される場合は、図 7 のエンコーダ 2 0 0 によるランレングス圧縮処理 ( エンコード処理 ) は、図 3 の副映像データに対して実施される。

【 0 0 5 8 】

図 7 のエンコーダ 2 0 0 には、上記光ディスク O D を完成させるに必要な種々なデータも入力される。これらのデータは、たとえば M P E G ( Motion Picture Expert Group ) の規格に基づき圧縮され、圧縮後のデジタルデータがレーザカッティングマシン 2 0 2 または変調器 / 送信器 2 1 0 に送られる。

【 0 0 5 9 】

レーザカッティングマシン 2 0 2 において、図示しないマザーディスクにエンコーダ 2 0 0 からの M P E G 圧縮データがカッティングされて、光ディスクマスタ 2 0 4 が製造さ

10

20

30

40

50

れる。

【 0 0 6 0 】

2枚貼合せ高密度光ディスク量産設備206では、このマスタ204を雛形にして、たとえば厚さ0.6ミリのポリカーボネート基板上のレーザ光反射膜に、マスタの情報が転写される。それぞれ別のマスタ情報が転写された大量2枚のポリカーボネート基板は、張り合わされて、厚さ1.2ミリの両面光ディスク（あるいは片面読み取り形両面ディスク）となる。

【 0 0 6 1 】

設備206で量産された貼合せ高密度光ディスクODは各種市場に頒布され、ユーザの手に届く。

【 0 0 6 2 】

頒布されたディスクODは、ユーザの再生装置300で再生される。この装置300は、エンコーダ200でエンコードされたデータを元の情報に復元するデコーダ101を備えている。デコーダ101でデコードされた情報は、たとえばユーザのモニタTVに送られ、映像化される。こうして、エンドユーザは大量頒布されたディスクODから、元の映像情報を観賞することができるようになる。

【 0 0 6 3 】

一方、エンコーダ200から変調器/送信器210に送られた圧縮情報は、所定の規格に沿って変調され、送信される。たとえば、エンコーダ200からの圧縮映像情報は、対応する音声情報とともに衛星放送(212)される。あるいは、エンコーダ200からの圧縮映像情報は、対応する音声情報とともにケーブル伝送(212)される。

【 0 0 6 4 】

放送あるいはケーブル伝送された圧縮映像/音声情報は、ユーザあるいは加入者の受信器/復調器400で受信される。この受信器/復調器400は、エンコーダ200でエンコードされたデータを元の情報に復元するデコーダ101を備えている。デコーダ101でデコードされた情報は、たとえばユーザのモニタTVに送られ、映像化される。こうして、エンドユーザは放送あるいはケーブル伝送された圧縮映像情報から、元の映像情報を観賞することができるようになる。

【 0 0 6 5 】

図8は、この発明に基づく画像デコード(ランレングス伸張)を実行するデコーダのハードウェアの一実施形態(ノンインターレース仕様)を示すブロック図である。ランレングス圧縮された副映像データSPD(図3のデータ32相当)をデコードするデコーダ101(図7参照)は、図8のように構成することができる。このデコーダ101には、同じ時刻のSCRが付与されている副映像情報のパック内の副映像パケットが順次転送されるようになっており、上記SCRも供給されており、このSCRに応じて後述するメインSTC120aの計数が所定時間後に零となる値から開始されるようになっており、この所定時間とは、上記SCRに対応する1副映像ユニット(最大サイズ)のものの転送時間分に対応している。たとえば、1副映像ユニットの最大サイズが65535バイトで転送レートが740nsec/1バイトの場合、 $65535 \times 740 / 1000000 = 48.5$  msecとなり、約48.5 msec後に零となる値から開始されるようになっている。

【 0 0 6 6 】

以下、図8を参照しながら、図4に示すようなフォーマットのランレングス圧縮された画素データを含む信号をランレングス伸張する副映像データデコーダについて、説明する。

【 0 0 6 7 】

図8に示すように、この副映像デコーダ101は、副映像データSPDが入力されるデータI/O102と；副映像データSPDを保存するメモリ108と；このメモリ108の読み書き動作を制御するメモリ制御部105と；メモリ108から読み出された符号データ(ランレングス圧縮された画素データ)のラン情報から1単位(1ユニット)の継続

10

20

30

40

50

コード長（符号化ヘッダ）を検知し、その継続コード長の切り分け情報を出力する継続コード長検知部 106 と；この継続コード長検知部 106 からの情報にしたがって 1 ユニット分の符号データを取り出す符号データ切分部 103 と；この符号データ切分部 103 から出力されるものであって 1 圧縮単位のラン情報を示す信号と、継続コード長検知部 106 から出力されるものであってデータビットの「0」が 1 ユニット分の符号データの先頭から幾つ連続しているかという「0」ビット連続数を示す信号（期間信号）とを受け取り、これらの信号から 1 ユニットの継続画素数を計算するラン長設定部 107 と；符号データ切分部 103 からの画素色情報とラン長設定部 107 から出力された期間信号とを受け取り、その期間だけ色情報を出力する画素色出力部 104（Fast-in/Fast-outタイプ）と；メモリ 108 から読み出された副映像データ SPD 中のヘッダデータ（図 4 参照）を読み込み、読み込んだデータに基づき各種処理設定および制御を行なうマイクロコンピュータ 112 と；メモリ 108 の読み書きアドレスを制御するアドレス制御部 109 と；ラン情報が存在しないラインに対する色情報がマイクロコンピュータ 112 により設定される不足画素色設定部 111 と；TV 画面などに副映像を表示するときの表示エリアを決定する表示有効許可部 110 など、構成されている。

10

#### 【0068】

なお、図 24 ~ 図 27 の説明で言及されるが、デコーダ 101 の MPU 112 には、タイマ 120 およびバッファ 121 が接続されている。タイマ 120 は、メイン STC（システムタイマ）120a とサブ STC（サブタイマ）120b から構成されている。

#### 【0069】

上記説明を別の言い方で再度説明すると、次のようになる。すなわち、図 8 に示すように、ランレングス圧縮された副映像データ SPD は、データ I/O 102 を介して、デコーダ 101 内部のバスに送り込まれる。バスに送り込まれたデータ SPD は、メモリ制御部 105 を介してメモリ 108 へ送られ、そこに記憶される。また、デコーダ 101 の内部バスは、符号データ切分部 103 と、継続コード長検知部 106 と、マイクロコンピュータ（MPU または CPU）112 とに接続されている。

20

#### 【0070】

メモリ 108 から読み出された副映像データの副映像ユニットヘッダ 31 は、マイクロコンピュータ 112 により読み取られる。マイクロコンピュータ 112 は、読み出したヘッダ 31 から、図 4 に示す各種パラメータに基づいて、アドレス制御部 109 にデコード開始アドレス（SPDDADR）を設定し、表示有効許可部 110 に副映像の表示開始位置と表示幅と表示高との情報（SPDSZ）を設定し、符号データ切分部 103 に副映像の表示幅（ライン上のドット数）を設定する。設定された各種情報は各部（109、110、103）の内部レジスタに保存される。それ以後、レジスタに保存された各種情報は、マイクロコンピュータ 112 によりアクセスできるようになる。

30

#### 【0071】

アドレス制御部 109 は、レジスタに設定されたデコード開始アドレス（SPDDADR）に基づき、メモリ制御部 105 を介しメモリ 108 にアクセスして、デコードしようとする副映像データの読み出しを開始する。こうしてメモリ 108 から読み出された副映像データは、符号データ切出部 103 および継続コード長検知部 106 に与えられる。

40

#### 【0072】

ランレングス圧縮された副映像データ SPD の符号化ヘッダ（図 5 の規則 2 ~ 5 では 2 ~ 14 ビット）は継続コード長検知部 106 により検出され、データ SPD 内における同一画素データの継続画素数が継続コード長検知部 106 からの信号を基にラン長設定部 107 により検出される。

#### 【0073】

すなわち、継続コード長検知部 106 は、メモリ 108 から読み込んだデータの「0」ビットの数を数えて、符号化ヘッダ（図 5 参照）を検知する。この検知部 106 は、検知した符号化ヘッダの値にしたがって、符号データ切分部 103 に切り分け情報 SEP.INFO を与える。

50

## 【 0 0 7 4 】

符号データ切分部 1 0 3 は、与えられた切り分け情報 S E P . I N F O . にしたがって、継続画素数（ラン情報）をラン長設定部 1 0 7 に設定するとともに、画素データ（S E P A R A T E D D A T A ; ここでは画素色）を F I F O タイプの画素色出力部 1 0 4 に設定する。その際、符号データ切分部 1 0 3 は、副映像データの画素数をカウントし、画素数カウント値と副映像の表示幅（1 ラインの画素数）とを比較している。

## 【 0 0 7 5 】

1 ライン分のデコードが終了した時点でバイトアラインされていない（つまり 1 ライン分のデータビット長が 8 の倍数でない）場合は、符号データ切分部 1 0 3 は、そのライン上の末尾 4 ビットデータをエンコード時に付加されたダミーデータであるとみなして、切り捨てる。

10

## 【 0 0 7 6 】

ラン長設定部 1 0 7 は、前記継続画素数（ラン情報）と画素ドットクロック（D O T C L K）と水平/垂直同期信号（H - S Y N C / V - S Y N C）とに基づいて、画素色出力部 1 0 4 に、画素データを出力させるための信号（P E R I O D S I G N A L）を与える。すると、画素色出力部 1 0 4 は、画素データ出力信号（P E R I O D S I G N A L）がアクティブである間（つまり同じ画素色を出力する期間中）、符号データ切分部 1 0 3 からの画素データを、デコードされた表示データとして出力する。

## 【 0 0 7 7 】

その際、マイクロコンピュータ 1 1 2 からの指示によりデコード開始ラインが変更されている場合には、ラン情報のないラインが存在することがある。その場合には、不足画素色設定部 1 1 1 が、予め設定された不足の画素色のデータ（C O L O R I N F O .）を画素色出力部 1 0 4 に与える。すると、ラン情報のないラインデータが符号データ切分部 1 0 3 に与えられている間、画素色出力部 1 0 4 は、不足画素色設定部 1 1 1 からの不足画素色データ（C O L O R I N F O .）を出力する。

20

## 【 0 0 7 8 】

すなわち、図 8 のデコーダ 1 0 1 の場合、入力された副映像データ S P D 中に画像データがないと、マイクロコンピュータ 1 1 2 はその分不足する画素色情報を不足画素色設定部 1 1 1 に設定するようになっている。

## 【 0 0 7 9 】

この画素色出力部 1 0 4 へは、図示しないモニタ画面上のどの位置にデコードされた副映像を表示させるかを決定する表示許可（Display Enable）信号が、副映像画像の水平/垂直同期信号に同期して、表示有効許可部（Display Activator）1 1 0 から与えられる。また、マイクロコンピュータ 1 1 2 からの色情報指示に基づいて、許可部 1 1 0 から出力部 1 0 4 へ、色切換信号が送られる。

30

## 【 0 0 8 0 】

アドレス制御部 1 0 9 は、マイクロコンピュータ 1 1 2 による処理設定後、メモリ制御部 1 0 5、継続コード長検知部 1 0 6、符号データ切分部 1 0 3 およびラン長設定部 1 0 7 に対して、アドレスデータおよび各種タイミング信号を送出する。

## 【 0 0 8 1 】

データ I / O 部 1 0 2 を介して副映像データ S P D のバックが取り込まれ、それがメモリ 1 0 8 に格納される際、このデータ S P D のバックヘッダの内容（デコード開始アドレス、デコード終了アドレス、表示開始位置、表示幅、表示高さなど）がマイクロコンピュータ 1 1 2 により読み取られる。マイクロコンピュータ 1 1 2 は、読み取った内容に基づいて、表示有効許可部 1 1 0 に、デコード開始アドレス、デコード終了アドレス、表示開始位置、表示幅、表示高さなどを設定する。

40

## 【 0 0 8 2 】

以下、圧縮された画素データが 2 ビット構成（使用規則は図 5 の規則 1 ~ 6）の場合について、図 8 のデコーダ 1 0 1 の動作を説明する。

## 【 0 0 8 3 】

50

マイクロコンピュータ 112 によりデコードスタートアドレスが設定されると、アドレス制御部 109 は、メモリ制御部 105 に対応するアドレスデータを送るとともに、継続コード長検知部 106 に読込開始信号を送る。

【0084】

継続コード長検知部 106 は、送られてきた読込開始信号に应答してメモリ制御部 105 にリード信号を送って符号化データ（圧縮された副映像データ 32）を読み込む。そして、この検知部 106 において、読み込んだデータのうち上位 2 ビット全てが「0」かどうかチェックされる。

【0085】

それらが「0」でない場合は、圧縮単位のブロック長が 4 ビットであると判定される（図 5 の規則 1 参照）。 10

【0086】

それら（上位 2 ビット）が「0」であれば、さらに続く 2 ビット（上位 4 ビット）がチェックされる。それらが「0」でない場合は、圧縮単位のブロック長が 8 ビットであると判定される（図 5 の規則 2 参照）。

【0087】

それら（上位 4 ビット）が「0」であれば、さらに続く 2 ビット（上位 6 ビット）がチェックされる。それらが「0」でない場合は、圧縮単位のブロック長が 12 ビットであると判定される（図 5 の規則 3 参照）。

【0088】

それら（上位 6 ビット）が「0」であれば、さらに続く 8 ビット（上位 14 ビット）がチェックされる。それらが「0」でない場合は、圧縮単位のブロック長が 16 ビットであると判定される（図 5 の規則 4 参照）。 20

【0089】

それら（上位 14 ビット）が「0」であれば、圧縮単位のブロック長が 16 ビットであるとともに、ラインエンドまで同じ画素データが連続していると判定される（図 5 の規則 5 参照）。

【0090】

また、ラインエンドまで読み込んだ画素データのビット数が 8 の整数倍であればそのままとし、8 の整数倍でなければ、バイトラインを実現するために、読み込んだデータの末尾に 4 ビットのダミーデータが必要であると判定される（図 5 の規則 6 参照）。 30

【0091】

符号データ切分部 103 は、継続コード長検知部 106 による上記判定結果に基づいて、メモリ 108 から副映像データ 32 の 1 ブロック分（1 圧縮単位）を取り出す。そして、切分部 103 において、取り出された 1 ブロック分データが、継続画素数と画素データ（画素の色情報など）に切り分けられる。切り分けられた継続画素数のデータ（RUN INFO.）はラン長設定部 107 に送られ、切り分けられた画素データ（SEPARATED DATA）は画素色出力部 104 に送られる。

【0092】

一方、表示有効許可部 110 は、マイクロコンピュータ 112 から受け取った表示開始位置情報、表示幅情報および表示高情報にしたがい、装置外部から供給される画素ドットクロック（PIXEL-DOT CLK）、水平同期信号（H-SYNC）および垂直同期信号（V-SYNC）に同期して、副映像表示期間を指定する表示許可信号（イネーブル信号）を生成する。この表示許可信号は、ラン長設定部 107 に出力される。 40

【0093】

ラン長設定部 107 には、継続コード長検知部 106 から出力されるものであって現在のブロックデータがラインエンドまで連続するかどうかを示す信号と、符号データ切分部 103 からの継続画素データ（RUN INFO.）とが送られる。ラン長設定部 107 は、検知部 106 からの信号および切分部 103 からのデータに基づいて、デコード中のブロックが受け持つ画素ドット数を決定し、このドット数に対応する期間中、画素色出力 50

部 1 0 4 へ表示許可信号（出力イネーブル信号）を出力するように構成されている。

【 0 0 9 4 】

画素色出力部 1 0 4 は、ラン長設定部 1 0 7 からの期間信号受信中イネーブルとなり、その期間中、符号データ切分部 1 0 3 から受け取った画素色情報を、画素ドットクロック（PIXEL-DOT CLK）に同期して、デコードされた表示データとして、図示しない表示装置などへ送出する。すなわち、デコード中ブロックの画素パターン連続ドット数分の同じ表示データが、画素色出力部 1 0 4 から出力される。

【 0 0 9 5 】

また、継続コード長検知部 1 0 6 は、符号化データがラインエンドまで同じ画素色データであると判定すると、符号データ切分部 1 0 3 へ継続コード長 1 6 ビット用の信号を出力し、ラン長設定部 1 0 7 にはラインエンドまで同じ画素色データであることを示す信号を出力する。

10

【 0 0 9 6 】

ラン長設定部 1 0 7 は、検知部 1 0 6 から上記信号を受け取ると、水平同期信号 H - SYNC が非アクティブになるまで符号化データの色情報がイネーブル状態を保持し続けるように、画素色出力部 1 0 4 へ出力イネーブル信号（期間信号）を出力する。

【 0 0 9 7 】

なお、マイクロコンピュータ 1 1 2 が副映像の表示内容をスクロールさせるためにデコード開始ラインを変更した場合は、予め設定していた表示領域内にデコード使用とするデータラインが存在しない（つまりデコードラインが不足する）可能性がある。

20

【 0 0 9 8 】

図 8 のデコーダ 1 0 1 は、このような場合に対処するために、不足したラインを埋める画素色データを予め用意している。そして、実際にライン不足が検知されると、不足画素色データの表示モードに切り換えられる。具体的にいえば、データエンド信号がアドレス制御部 1 0 9 から表示有効許可部 1 1 0 に与えられると、許可部 1 1 0 は画素色出力部 1 0 4 に色切換信号（COLOR SW SIGNAL）を送る。画素色出力部 1 0 4 は、この切換信号に応答して、符号データからの画素色データのデコード出力を、不足画素色設定部 1 1 0 からの色情報（COLOR INFO.）のデコード出力に切り換える。この切換状態は、不足ラインの表示期間中（DISPLAY ENABLE = アクティブ）、維持される。

30

【 0 0 9 9 】

なお、上記ライン不足が生じた場合、不足画素色データを用いる代わりに、その間、デコード処理動作を中止することもできる。

【 0 1 0 0 】

具体的には、例えばデータエンド信号がアドレス制御部 1 0 9 から表示有効許可部 1 1 0 へ入力されたときに、許可部 1 1 0 から画素色出力部 1 0 4 へ表示中止を指定する色切換信号を出力すればよい。すると、画素色出力部 1 0 4 は、この表示中止指定色切換信号がアクティブの期間中、副映像の表示を中止するようになる。

【 0 1 0 1 】

図 9 は、エンコードされた画素データ（副映像データ）のうち、文字パターン「A」がどのようにデコードされるかを、2 例（ノンインターレース表示およびインターレース表示）説明するものである。

40

【 0 1 0 2 】

図 8 のデコーダ 1 0 1 は、図 9 の上部で示すような圧縮データを図 9 の左下部に示すようなノンインターレース表示データにデコードする場合に用いることができる。

【 0 1 0 3 】

これに対し、図 9 の上部で示すような圧縮データを図 9 の右下部に示すようなインターレース表示データにデコードする場合は、同一画素ラインを二度スキャンするラインダブル（たとえば、奇数フィールドのライン # 1 と同じ内容のライン # 1 0 を、偶数フィールドにおいて再スキャンする；V - SYNC 単位の切換）が必要になる。

50

## 【 0 1 0 4 】

また、インターレース表示と同等の画像表示量をノンインターレース表示する場合は、別のインダブラ（たとえば、図 9 右下部のライン # 1 と同じ内容を持つライン # 1 0 をライン # 1 に連続させる；H - S Y N C 単位の切換）が必要になる。

## 【 0 1 0 5 】

図 1 0 は、この発明の一実施の形態に係る画像デコード（ランレングス伸張）を実行するものであって、たとえば図 1 1 あるいは図 1 2 マイクロコンピュータ 1 1 2 により実行されるソフトウェアを説明するフローチャートである。（ここでは、図 3 の表示制御シーケンステーブル D C S Q T 3 3 のデコードについては触れない。D C S Q T 3 3 部分のデコードについては、図 2 5 ~ 図 2 7 を参照して後述する。）

10

また、図 1 1 は、図 1 0 のソフトウェアで使用されるデコードステップ（S T 1 0 5）の内容の一例を説明するフローチャートである。

## 【 0 1 0 6 】

すなわち、マイクロコンピュータ 1 1 2 は、ランレングス圧縮された副映像データ（画素データは 2 ビット構成）の初めのヘッダ 3 1 部分を読み込んで、その内容（図 4 参照）を解析する。そして、解析されたヘッダの内容に基づいて、デコードされる画像データのライン数およびドット数が指定される。これらライン数およびドット数が指定されると（ステップ S T 1 0 1）、ラインカウント数およびドットカウント数が「0」に初期化される（ステップ S T 1 0 2 ~ ステップ S T 1 0 3）。

20

## 【 0 1 0 7 】

マイクロコンピュータ 1 1 2 は、副映像ユニットヘッダ 3 1 の後に続くデータビット列を順次取り込んで行き、ドット数およびドットカウント数を計数する。そしてドット数からドットカウント数を引き算して、継続画素数を算出する（ステップ S T 1 0 4）。

## 【 0 1 0 8 】

こうして継続画素数が算出されると、マイクロコンピュータ 1 1 2 は、この継続画素数の値に応じてデコード処理を実行する（ステップ S T 1 0 5）。

## 【 0 1 0 9 】

ステップ S T 1 0 5 のデコード処理後、マイクロコンピュータ 1 1 2 はドットカウント数と継続画素数とを加算し、これを新たなドットカウント数とする（ステップ S T 1 0 6）。

30

## 【 0 1 1 0 】

そして、マイクロコンピュータ 1 1 2 はデータを順次とりこんではステップ S T 1 0 5 のデコード処理を実行し、累積したドットカウント数が初めに設定したライン終了数（ラインエンドの位置）と一致したとき、1 ライン分のデータについてのデコード処理を終了する（ステップ S T 1 0 7 イエス）。

## 【 0 1 1 1 】

次に、デコードしたデータがバイトアラインされておれば（ステップ S T 1 0 8 A イエス）、ダミーデータ分を取り除く（ステップ S T 1 0 8 B）。そしてラインカウント数を + 1 インクリメントし（ステップ S T 1 0 9）、最終ラインに到達するまで（ステップ S T 1 0 1 0 ノー）、ステップ S T 1 0 2 ~ ステップ S T 1 0 9 の処理を反復する。最終ラインに到達すれば（ステップ S T 1 0 1 0 イエス）、デコードは終了する。

40

## 【 0 1 1 2 】

図 1 0 のデコード処理ステップ S T 1 0 5 の処理内容は、たとえば図 1 1 に示すようになっている。

## 【 0 1 1 3 】

この処理では、初めから 2 ビットを取得しては、そのビットが「0」か否かを判定する織りを繰り返す（ステップ S T 1 1 1 ~ ステップ S T 1 1 9）。これにより、図 5 のランレングス圧縮規則 1 ~ 6 に対応した継続画素数、つまりラン連続数が決定される（ステップ S T 1 2 0 ~ ステップ S T 1 2 3）。

## 【 0 1 1 4 】

50

そしてラン連続数が決定された後、そのあとに続けて読み込んだ2ビットが画素パターン（画素データ；画素の色情報）とされる（ステップS T 1 2 4）。

【0 1 1 5】

画素データ（画素の色情報）が決まると、インデックスパラメータ「i」を0とし（ステップS T 1 2 5）、パラメータ「i」がラン連続数と一致するまで（ステップS T 1 2 6）、2ビット画素パターンを出力しては（ステップS T 1 2 7）、パラメータ「i」を+1インクリメントし（ステップS T 1 2 8）、同じ画素データの1単位分の出力を終えて、デコード処理を終了する。

【0 1 1 6】

このように、この副映像データのデコード方法によれば、副映像データのデコード処理が、数ビットの判定処理とデータブロックの切り分け処理とデータビットの計数処理だけという、簡単な処理で済む。このため、従来のMH符号化方法などで使用される大掛かりなコード表は必要なくなり、エンコードされたビットデータを元の画素情報にデコードする処理・構成が簡単になる。

【0 1 1 7】

なお、上記実施の形態では、データデコード時に最大16ビットのビットデータを読み取れば、同じ画素の1単位分の符号ビット長を決定できるものとしたが、この符号ビット長はこれに限定されない。たとえばこの符号ビット長は32ビットでも64ビットでもよい。ただしビット長が増えれば、その分容量の大きなデータバッファが必要になる。

【0 1 1 8】

また、上記実施の形態では画素データ（画素の色情報）を、たとえば16色のカラーパレットから選択された3色の色情報としたが、これ以外に、色の3原色（赤成分R、緑成分G、青成分B；または輝度信号成分Y、クロマ赤信号成分Cr、クロマ青信号成分Cbなど）それぞれの振幅情報を、2ビットの画素データで表現することもできる。つまり、画素データは特定種類の色情報に限定されることはない。

【0 1 1 9】

図12は、エンコード（図3のSPUH+PXD+DCSQTのエンコード）およびデコード（SPUH+PXD+DCSQTのデコード）が実行される光ディスク記録再生装置の概要を説明するブロック図である。

【0 1 2 0】

図12において、光ディスクプレーヤ300は、基本的には従来の光ディスク再生装置（コンパクトディスクプレーヤあるいはレーザーディスクプレーヤ）と同様な構成を持つ。ただし、この光ディスクプレーヤ300は、挿入された光ディスクOD（ランレングス圧縮された副映像データを含む画像情報が記録されたもの）から、ランレングス圧縮された画像情報をデコードする前のデジタル信号（エンコードされたままのデジタル信号）を出力できるようになっている。このエンコードされたままのデジタル信号は圧縮されているので、必要な伝送帯域幅は非圧縮データを伝送する場合に比べて少なくても良い。

【0 1 2 1】

光ディスクプレーヤ300からの圧縮デジタル信号は変調器/送信器210を介してオンエアされ、または通信ケーブルに送出される。

【0 1 2 2】

オンエアされた圧縮デジタル信号、あるいはケーブル送信された圧縮デジタル信号は、受信者あるいはケーブル加入者の受信器/復調器400により、受信される。この受信器400は、たとえば図8に示すような構成のデコーダ101を備えている。受信器400のデコーダ101は、受信し復調した圧縮デジタル信号をデコードして、エンコードされる前の原副映像データを含む画像情報を出力する。

【0 1 2 3】

図12の構成において、送受信の伝送系がおよそ5Mビット/秒以上の平均ビットレートを持つものであれば、高品位なマルチメディア映像・音声情報の放送ができる。

【0 1 2 4】

10

20

30

40

50

図13は、この発明に基づきエンコードされた画像情報が、通信ネットワーク（インターネットなど）を介して、任意の2コンピュータユーザ間で送受される場合を説明するブロック図である。

【0125】

図示しないホストコンピュータで管理する自己情報#1を持つユーザ#1はパーソナルコンピュータ5001を所有しており、このパーソナルコンピュータ5001には、種々な入出力機器5011および種々な外部記憶装置5021が接続されている。また、このパーソナルコンピュータ5001の内部スロット（図示せず）には、この発明に基づくエンコーダおよびデコーダが組み込まれ、通信に必要な機能を持つモデムカード5031が装着されている。

10

【0126】

同様に、別の自己情報#Nを持つユーザ#Nはパーソナルコンピュータ500Nを所有しており、このパーソナルコンピュータ500Nには、種々な入出力機器501Nおよび種々な外部記憶装置502Nが接続されている。また、このパーソナルコンピュータ500Nの内部スロット（図示せず）には、この発明に基づくエンコーダおよびデコーダが組み込まれ、通信に必要な機能を持つモデムカード503Nが装着されている。

【0127】

いま、あるユーザ#1がコンピュータ5001を操作し、インターネットなどの回線600を介して別のユーザ#Nのコンピュータ500Nと通信を行なう場合を想定してみる。この場合、ユーザ#1およびユーザ#Nは双方ともエンコーダおよびデコーダが組み込まれたモデムカード5031および503Nを持っているので、この発明により効率よく圧縮された画像データを短時間で交換できる。

20

【0128】

図24は、エンコードされた画像情報（図3のSPUH+PXD+DCSQT）を光ディスクODに記録し、記録された情報（SPUH+PXD+DCSQT）をこの発明に基づきデコードする記録再生装置の概要を示している。

【0129】

図24のエンコーダ200は、図7のエンコーダ200と同様なエンコード処理（図13～図14に対応する処理）を、ソフトウェアあるいはハードウェア（ファームウェアあるいはワイアードロジック回路を含む）で実行するように構成されている。

30

【0130】

エンコーダ200でエンコードされた副映像データその他を含む記録信号は、変調器/レーザドライバ702において、たとえば（2、7）RLL変調される。変調された記録信号は、レーザドライバ702から光ヘッド704の高出力レーザダイオードに送られる。この光ヘッド704からの記録用レーザにより、記録信号に対応したパターンが、光磁気記録ディスクまたは相変化光ディスクODに、書き込まれる。

【0131】

ディスクODに書き込まれた情報は、光ヘッド706のレーザピックアップにより読み取られ、復調器/エラー訂正部708において復調され、かつ必要に応じてエラー訂正処理を受ける。復調されエラー訂正された信号は、音声/映像用データ処理部710において種々なデータ処理を受けて、記録前の情報が再生される。

40

【0132】

このデータ処理部710は、図8のデコーダ101に対応するデコード処理部を含んでいる。このデコード処理部により、図10～図11に対応するデコード処理（圧縮された副映像データの伸張）が実行される。

【0133】

ここで、図2または図3に示される副映像データは、図15に示すように複数チャンネルで構成されている。副映像データユニットは、これら複数チャンネルの中から任意に選択されたチャンネルの、複数副映像データパケットで構成される。ここでの副映像は、文字あるいは図形などの情報を持ち、ビデオデータやオーディオデータと同時に再生処理されて、

50

ビデオデータの再生画面上にスーパーインポーズ表示される。

【 0 1 3 4 】

図 1 6 は、副映像パケットのデータ構造を示す。図 1 6 に示すように、副映像のパケットデータは、パケットヘッダ 3 と、副映像ヘッダ 3 1 と、副映像データ 3 2 と、表示制御シーケンステーブル 3 3 とで構成されている。

【 0 1 3 5 】

パケットヘッダ 3 には、再生システムがその副映像データユニットの表示制御を開始すべき時刻がプレゼンテーションタイムスタンプ ( P T S ; Presentation Time Stamp ) として記録されている。ただし、この P T S は、図 1 7 に示すように、各副映像データユニット ( Y , W ) 内の先頭の副映像データパケットのヘッダ 3 にだけ記録されるようになっている。この P T S は、所定の再生時刻 S C R により再生される複数の副映像データユニットにおいて、その再生順に沿った値が各副映像データユニットに対して記述されている。

10

【 0 1 3 6 】

図 1 8 は、1 以上の副映像パケットで構成される副映像ユニット ( 図 3 の 3 0 参照 ) の直列配列状態 ( n , n + 1 ) と、そのうちの 1 ユニット ( n + 1 ) のパケットヘッダに記述されたタイムスタンプ P T S と、この P T S に対応したユニット ( n + 1 ) の表示制御の状態 ( それ以前の副映像の表示クリアと、これから表示する副映像の表示制御シーケンスの指定 ) とを、例示している。

【 0 1 3 7 】

副映像ヘッダ 3 1 には、副映像データパケットのサイズ ( 2 バイトの S P C S Z ) と、パケット内の表示制御シーケンステーブル 3 3 の記録開始位置 ( 2 バイトの S P D C S Q T A ) とが記録されている。

20

【 0 1 3 8 】

表示制御シーケンステーブル 3 3 には、映像データの表示開始時刻 / 表示終了時刻を示す副映像表示制御タイムスタンプ ( S P D C T S ; Sub-Picture Display Control Time Stamp ) と、表示すべき副映像データ ( P X D ) 3 2 の記録位置 ( S P N D C S Q A ; Sub-Picture Next Display Control Sequence Address )、副映像データの表示制御コマンド ( C O M M A N D ) とを 1 グループとする表示制御シーケンス情報 ( D C S Q T ; Display Control Sequence Table ) が、1 以上記録される。

30

【 0 1 3 9 】

ここで、パケットヘッダ 3 内のタイムスタンプ P T S は、たとえばファイル ( 図 2 ) 先頭の再生開始時刻のような、ファイル全体の再生を通じて基準となる時刻 ( S C R ; System Clock Reference ) からの相対時間で規定されている。この S C R は、パケットヘッダ 3 の手前に付与されているバックヘッダ内に記述されている。一方、表示制御シーケンステーブル 3 3 内の各タイムスタンプ S P D C T S は、上記 P T S からの相対時間で規定される。

【 0 1 4 0 】

最初に表示処理されるシーケンスの副映像表示制御タイムスタンプ S P D C T S には「 0 」を記述される。

40

【 0 1 4 1 】

次に、再生システムにおける副映像データパケットのタイムスタンプ P T S 処理について説明する。ここでは、再生システム内の副映像プロセサ ( たとえば図 8 の M P U 1 1 2 およびその周辺回路 ) において、この P T S 処理が実行されるものとする。

【 0 1 4 2 】

図 1 5 は、副映像データをデコードする場合において、副映像データユニットのバッファリング状態が、タイムスタンプ P T S のある副映像チャンネルによってどのように変化するかを説明するための図である。

【 0 1 4 3 】

( 1 ) 副映像プロセサ ( 図 8 その他 ) は、外部 ( 光ディスクあるいは放送局など ) から

50

送られてくる副映像データパケットの中から、予め選択されたチャンネルの副映像データパケットをデコードし、そのパケット内にPTSがあるかどうかを調べる。

【0144】

たとえば図15のチャンネル\*4fに示すようにPTSが存在する場合は、そのPTSがパケットヘッダ3から切り離される。その後、たとえば図17に示すように副映像データの頭にPTSが付けられ、PTSヘッダ付きの副映像データが副映像バッファ（たとえば図8のバッファ121）にバッファリング（格納）される。

【0145】

なお、図15のグラフは、PTS付きチャンネル\*4fの副映像データパケットがバッファリングされるにつれて、副映像バッファ121へのバッファリング量が累積して行く様子を例示している。

10

【0146】

(2) システムリセット後、副映像プロセサは、PTSを含んだ最初のパケットを受け取った直後の垂直ブランキング期間中（ある表示画面フレーム/フィールドから次の表示画面フレーム/フィールドへの切り換わり期間中）にこのPTSを取り込み、取り込んだPTSを基準タイムカウンタとしてのメインSTC120a（副映像プロセサ内のカウンタ例えば図8のタイマ120の一部）のカウンタ値と比較する。このメインSTC120aは、たとえばファイル先頭の再生開始時刻などファイル全体の再生を通じて基準となる時刻SCRからの経過時間を計るものであるが、上述した所定時間後に零となる値から開始されるようになっている。これにより、上記PTS（副映像ユニットの最初のパケットに付与されている）には、この副映像ユニットの転送時間を考慮することなく、「0」を記述することができる。

20

【0147】

(3) 上記PTSとSTC120aのカウンタ値との比較の結果、STC120aのカウンタ値がPTSより大きい場合には、その副映像データは直ちに表示処理される。一方、STC120aのカウンタ値がPTSより小さい場合には何の処理も行われぬ。この比較は、次の垂直ブランキング期間中に、再度実行される。

【0148】

(4) 副映像データの処理に入ると、同じ垂直ブランキング期間中に、その副映像データパケット内の表示制御シーケンステーブル33に記録されている最初の副映像表示制御タイムスタンプSPDCTSが、副映像プロセサ内のサブ基準タイムカウンタ（サブSTC）のカウンタ値と比較される。このサブSTCは、副映像データユニットの再生開始時刻からの経過時間を計る、副映像プロセサ内のサブ基準タイムカウンタ（例えば図8のタイマ120の他部）サブSTC120bで構成される。したがって、このサブSTC120bは、次の（後続の）副映像データユニットに表示が切り替わる度に、全ビットが"0"にクリアされ、その後再びインクリメント（タイムカウンタ）を開始する。

30

【0149】

(5) サブSTC120bのカウンタ値と副映像表示制御タイムスタンプSPDCTSとの比較の結果、サブSTC120bのカウンタ値がSPDCTSよりも大きい場合は、表示制御シーケンステーブル33の先頭の表示制御シーケンスの制御データ（DCSQT；たとえば図16のDCSQT0）が直ちに実行され、副映像の表示処理が開始される。

40

【0150】

(6) 一旦表示処理が開始されると、垂直ブランキング期間毎に、現在表示している副映像データユニットの次の副映像データユニットの先頭パケットに付加されているPTSが読み込まれ、この読み込まれたPTSとメインSTC120aのカウンタ値とが比較される。

【0151】

この比較の結果、メインSTC120aのカウンタ値がPTSよりも大きければ、図16のチャンネルポインタが次の副映像データユニットのPTSのアドレス値に設定され、処理すべき副映像データユニットが次のものに切り替えられる。たとえば、図17を例にと

50

ると、上記チャンネルポインタの設定変更により、副映像データユニットYから次の副映像データユニットWに切り替わる。この時点で、副映像データユニットYのデータはもう必要ないので、副映像バッファ（たとえば図8ではメモリ108）には副映像データユニットYの大きさの空き領域が生じる。このため、新たに副映像データ packets をこの空き領域に転送することができる。

【0152】

これによって、副映像データユニット（たとえば図17のユニットW）のサイズおよびその切り換わり時刻（ユニットYからユニットWへの切り換わり時刻）から、副映像データ packets のバッファリング状態（図15参照）を、（ユニットWの）副映像データのエンコード時点で、事前に一意的に規定することができるようになる。したがって、映像・音声・副映像の packets をシリアル転送したときに、それぞれのデコーダ部のバッファ（副映像デコーダの場合は図8その他のメモリ108）においてオーバーフローあるいはアンダーフローが生じないようなビットストリームの生成が可能になる。

10

【0153】

また、上記PTSとメインSTC120aのカウント値との比較の結果、メインSTC120aのカウント値がPTSよりも大きくない場合は副映像データユニットの切り替えは行われず、表示制御シーケンステーブルポインタ（図16のDCSQTポインタ）が次の表示制御シーケンステーブルDCSQTのアドレス値に設定される。そして、現在の副映像データ packets 内の次のDCSQTの副映像表示制御タイムスタンプSPDCTSとサブSTC120bのカウント値とが比較される。この比較結果を基に、次のDCSQTを実行するかどうか判定される。この動作については、後に詳述する。

20

【0154】

なお、副映像データ packets 内の最後のDCSQTは、次の表示制御シーケンステーブルDCSQTとして自分自身を指し示しているので、前記(5)のDCSQT処理は基本的には変わらない。

【0155】

(7)通常再生では、前記(4)、(5)、(6)の処理が繰り返される。

【0156】

なお、前記(6)の処理において、次の副映像データユニットのPTSを読み込む際にそのPTSを指し示すチャンネルポインタ（図16参照）の値は、現在の副映像データユニット内の packets サイズ（SPCSZ）を用いることで、求められる。

30

【0157】

同様に、表示制御シーケンステーブル33内で次のDCSQTの副映像表示制御タイムスタンプSPDCTSを指し示すDCSQTポインタの値は、このテーブル33内に記述されているDCSQTのサイズ情報（次の副映像表示制御シーケンスのアドレスSPNDCSQTA）を用いて求められる。

【0158】

次に、副映像ヘッダ31、副映像データ32、および表示制御シーケンステーブル33それぞれの詳細について説明する。

【0159】

図19は、副映像ユニットヘッダ（SPUH）31の構造を示す。副映像ユニットヘッダSPUHは、副映像データ packets のサイズ（SPDSZ）および packets 内の表示制御シーケンステーブル33の記録開始位置情報（副映像の表示制御シーケンステーブル開始アドレスSPDCSQT A；DCSQの相対アドレスポインタ）を含んでいる。

40

【0160】

なお、アドレスSPDCSQT Aで指し示される副映像表示制御シーケンステーブルSPDCSQTの内容は、図20に示すように、複数の表示制御シーケンスDCSQ1～DCSQnで構成されている。

【0161】

また、各表示制御シーケンスDCSQ(1～n)は、図21に示すように、副映像の表

50

示制御開始時間を示す副映像表示制御タイムスタンプSPDCTSと、次の表示制御シーケンスの位置を示すアドレスSPNDCSQAと、1以上の副映像表示制御コマンドSPDCCMDとを含んでいる。

【0162】

副映像データ32は、個々の副映像データパケットと1対1で対応するデータ領域(PXDエリア)の集まりで構成されている。

【0163】

ここで、副映像データユニットが切り替わるまでは、同じデータ領域中の任意のアドレスの副映像画素データPXDを読み出せるようになっている。これにより、1つの副映像表示イメージに固定されない、任意の副映像表示(たとえば副映像のスクロール表示)が可能となる。この任意のアドレスは、副映像データ(画素データPXD)の表示開始アドレスを設定するコマンド(図22のコマンドテーブル中のSETDSPXA)により設定される。

10

【0164】

図23は、表示制御シーケンステーブル33の具体例を示す。前述したように、表示制御シーケンステーブル33内の1つの表示制御シーケンス情報(DCSQT)には、副映像表示制御タイムスタンプ(SPDCSTS)および副映像データ記録位置(SPNDCSQA)の後に、複数の表示制御コマンド(COMMAND3、COMMAND4など)とそのコマンドにより設定される各種パラメータデータが配置されている。そして、表示制御の終了を示す終了コマンド(エンドコード)が最後に付加されている。

20

【0165】

次に、表示制御シーケンステーブル33の処理手順を説明する。

【0166】

(1)まず、表示制御シーケンステーブル33の最初のDCSQT(図16ではDCSQT0)に記録されているタイムスタンプ(SPDCSTS)が、副映像プロセサのサブSTC120b(たとえば図8のタイマ120の一機能)のカウンタ値と比較される。

【0167】

(2)比較の結果、サブSTC120bのカウンタ値がタイムスタンプSPDCSTSよりも大きい場合には、表示制御シーケンステーブル33内の全ての表示制御コマンドCOMMANDが、表示制御終了コマンドCMDEND(図22)が現れるまで実行される。

30

【0168】

(3)表示制御が開始されたあとは、一定時間毎(たとえば垂直ブランキング期間毎)に、次の表示制御シーケンステーブルDCSQTに記録されている副映像表示制御タイムスタンプSPDCSTSとサブSTC120bのカウンタ値とを比較することにより、次のDCSQTに更新するか(つまり図16のDCSQTポインタを次のDCSQTに移すか)どうか、判定される。

【0169】

ここで、表示制御シーケンステーブル33内のタイムスタンプSPDCSTSは、PTSが更新されてから(つまり副映像データユニットが更新されてから)の相対時間で記録されているので、副映像データユニットのPTSが変わってもSPDCSTSを書き替える必要はない。したがって、同じ副映像データ32を複数の異なる時刻で表示する場合でも全く同じ表示制御シーケンステーブルDCSQTを用いることができる。すなわち、表示制御シーケンステーブルDCSQTをリロケータブルとすることができる。

40

【0170】

次に、副映像の表示制御コマンドの詳細について説明する。図22は、副映像表示制御コマンドSPDCCMDの一覧を示す。主な副映像表示制御コマンドとしては、次のようなものがある。

【0171】

(1)副映像画素データの表示開始タイミングをセットするコマンドSTADSP

これは、副映像データ32の表示開始制御を実行するコマンドである。すなわち、ある

50

D C S Q TからこのコマンドS T A D S Pを含むD C S Q Tに切り替わったときに、副映像データ32の表示が、このコマンドを含むD C S Q TのタイムスタンプS P D C T Sで示された時刻から開始されることになる。

【0172】

副映像プロセサ（たとえば図8のM P U 1 1 2）は、このコマンドをデコードすると、（このコマンドをアクセスした時点ではこのコマンドが属するD C S Q TのS P D C T Sで示された時刻はすぎているので）直ちに、副映像プロセサ内部の表示制御系のイネーブルビットを、アクティブ状態にする。

【0173】

(2) 副映像画素データの表示終了タイミングをセットするコマンドS T P D S P  
これは、副映像データ32の表示終了制御を実行するためのコマンドである。副映像プロセサは、このコマンドをデコードすると、（このコマンドをアクセスした時点ではこのコマンドが属するD C S Q TのS P D C T Sで示された時刻はすぎているので）直ちに、副映像プロセサ内部の表示制御系のイネーブルビットを、アクティブ状態にする。

10

【0174】

(3) 副映像画素データのカラーコードをセットするコマンドS E T C O L O R  
これは、副映像画素データの色コードを設定するためのコマンドである。このコマンドによって、副映像は、文字あるいは模様などのパターン画素と、パターン画素のふちどりの強調画素と、副映像が表示される範囲領域でパターン画素および強調画素以外の領域の画素である背景画素とに分けて、色情報を設定することができる。

20

【0175】

(4) 主映像に対する副映像画素データのコントラストをセットするコマンドS E T C O N T R  
これは、コマンドS E T C O L O Rと同様、図40で例示した4種類の画素に対して色コードデータの代わりにコントラストデータを設定するためのコマンドである。

【0176】

(5) 主映像上における副映像画素データの表示エリアをセットするコマンドS E T D A R E A  
これは、副映像画素データ32を表示する位置を指定するためのコマンドである。

【0177】

(6) 副映像画素データの表示開始アドレスをセットするコマンドS E T D S P X A  
これは、副映像画素データ32の表示開始アドレスを設定するためのコマンドである。

30

【0178】

(7) 副映像画素データのカラーコードおよび主映像に対する副映像画素データのコントラストの切換をセットするコマンドC H G C O L C O N  
これは、副映像画素データ32の色コードおよび主映像に対する副映像画素データ32のコントラストを表示中に変更するためのコマンドである。

【0179】

なお、図22のコマンドテーブルは、上述したコマンドの他に、副映像画素データの表示開始タイミングを強制的にセットするコマンドF S T A D S Pと、および副映像の表示制御を終了するコマンドC M D E N Dを含んでいる。

40

【0180】

図24は、図3に示すような副映像ユニット30を生成する方法の一例を説明するフローチャートである。

【0181】

副映像として、たとえばビデオ（主映像）の台詞に対応した字幕および/またはイメージが使用される場合、この台詞字幕/イメージがビットマップデータ化される（ステップS T 1 0）。このビットマップデータを作成するときには、字幕部分をビデオの画面のどの位置のどの領域に表示するかを、決定しなければならない。そのために、表示制御コマンドS E T D A R E A（図22参照）のパラメータが決定される（ステップS T 1 2）。

50

## 【 0 1 8 2 】

副映像の表示位置（空間的パラメータ）が決定されると、副映像を構成する画素データ P X D のエンコードに移る（主映像全体をエンコードするわけではない）。その際、字幕（副映像）の色、字幕領域の背景色、字幕色・背景色のビデオ主映像に対する混合比が決定される。そのために、表示制御コマンド S E T C O L O R および S E T C O N T R（図 2 2 参照）のパラメータが決定される（ステップ S T 1 4）。

## 【 0 1 8 3 】

次に、作成したビットマップデータをビデオの台詞に合わせて表示すべきタイミングが決定される。このタイミング決定は副映像タイムスタンプ P T S により行なわれる。その際、タイムスタンプ P T S の最大限度時刻と、表示制御コマンド S T A D S P、S T P D S P および C H G C O L C O N（図 2 2 参照）の各パラメータ（時間的パラメータ）が決定される（ステップ S T 1 6）。

## 【 0 1 8 4 】

ここで、副映像タイムスタンプ P T S は、M P E G 2 システムレイヤのターゲットデコーダバッファの消費モデルから、最終的に決定される。ここでは、字幕の表示を開始する時刻が、副映像タイムスタンプ P T S の最大限度時刻として決められる。

## 【 0 1 8 5 】

表示制御コマンド S T A D S P および S T P D S P は、副映像タイムスタンプ P T S からの相対時刻として記録される。そのため、P T S が決まるまではコマンド S T A D S P および S T P D S P を決定することはできない。そこで、この実施形態では、絶対時刻を決めておき、P T S の絶対時間が決まってから、その相対値を決定するようにしている。

## 【 0 1 8 6 】

また、作成した字幕に対して、空間的・時間的に表示色や表示領域を変化させたい場合には、その変化に基づいたコマンド C H G C O L C O N のパラメータが決定される。

## 【 0 1 8 7 】

副映像の表示位置（空間的パラメータ）および表示タイミング（時間的パラメータ）が（仮に）決定されると、副映像表示制御シーケンステーブル D C S Q T の内容（D C S Q）が作成される（ステップ S T 1 8）。具体的には、表示制御シーケンステーブル D C S Q の表示制御開始時間 S P D C T S（図 2 1 参照）の値は、表示制御コマンド S T A D S P（表示開始タイミング）の発効時刻および表示制御コマンド S T P D S P（表示終了タイミング）の発効時刻に準拠して、決定される。

## 【 0 1 8 8 】

作成された画素データ P X D 3 2 および表示制御シーケンステーブル D C S Q T 3 3 を合わせると、副映像データユニット 3 0（図 3 参照）のサイズを決定することができる。そこで、そのサイズを元に副映像ユニットヘッダ S P U H 3 1 のパラメータ S P D S Z（副映像サイズ；図 1 9 参照）および S P D C S Q T A（表示制御シーケンステーブルの開始アドレス；図 1 9 参照）を決めて、副映像ユニットヘッダ S P U H 3 1 を作成する。その後、S P U H 3 1 と P X D 3 2 と D C S Q T 3 3 とを結合することにより、1 つの字幕に対する副映像ユニットが作成される（ステップ S T 2 0）。

## 【 0 1 8 9 】

作成された副映像ユニット 3 0 のサイズが所定値（2 0 4 8 バイトあるいは 2 k バイト）を超える場合は（ステップ S T 2 2 イエス）、2 k バイト単位で複数パケットに分割される（ステップ S T 2 4）。この場合、タイムスタンプ P T S は、副映像ユニット 3 0 の先頭になるパケットにのみ記録される（ステップ S T 2 6）。

## 【 0 1 9 0 】

作成された副映像ユニット 3 0 のサイズが所定値（2 k バイト）以内である場合は（ステップ S T 2 2 ノー）、1 つだけパケットが生成され（ステップ S T 2 3）、タイムスタンプ P T S はそのパケットの頭に記録される（ステップ S T 2 6）。

## 【 0 1 9 1 】

こうして出来上がった 1 以上のパケットはパック化され、ビデオその他のパックと合わ

10

20

30

40

50

されて、1本のデータストリームが出来上がる(ステップST28)。このとき、各パックの並び順は、MPEG2システムレイヤのターゲットデコーダバッファの消費モデルから、そのシーケンス記録コードSRCと副映像タイムスタンプPTSとを基に決定される。ここで初めてPTSが確定し、これにより図21の各パラメータ(SPDC TS等)が最終的に決定されることになる。

【0192】

図25は、図24の処理手順にしたがって生成された副映像データストリームのパック分解およびデコードを並列処理する手順の一例を説明するフローチャートである。

【0193】

まず、デコードシステムは、転送されてくるストリームのIDを読み取って、選択された副映像パック(データストリームから分離されたもの)だけを副映像デコーダ(たとえば図8の副映像デコーダ101)に転送する(ステップST40)。

10

【0194】

最初のパック転送が行われると、インデックスパラメータ"i"が「1」にセットされ(ステップST42)、1番目の副映像パックの分解処理(ステップST44;図26を参照して後述する)が実行される。

【0195】

分解されたパック(図6下部に示すような圧縮された副映像データPXDを含む)は、副映像バッファ(図8ではメモリ108)に一時格納され(ステップST46)、インデックスパラメータ"i"が1つインクリメントされる(ステップST50)。

20

【0196】

インクリメントされたi番目のパックが存在すれば、すなわちステップST44で分解処理したパックが最終パックでなければ(ステップST52ノー)、インクリメントされたi番目の副映像パックに対する分解処理(ステップST44)が実行される。

【0197】

分解されたi番目の副映像パック(ここでは2番目のパック)は、1番目に分解されたパックと同様に副映像バッファ(メモリ108)に一時格納され(ステップST46)、インデックスパラメータ"i"がさらに1つインクリメントされる(ステップST50)。

【0198】

以上のようにして、インデックスパラメータ"i"をインクリメントしながら複数の副映像パックが連続的に分解され(ステップST44)、副映像バッファ(メモリ108)に格納される(ステップST46)。

30

【0199】

連続してインクリメントされたi番目のパックが存在しなくなれば、すなわちステップST44で分解処理したパックが最終パックであれば(ステップST52イエス)、デコードしようとするストリームの副映像パック分解処理が終了する。

【0200】

上記副映像パック分解処理(ステップST44~ST52)が連続的に実行されている最中に、この副映像パック分解処理と独立・並行して、副映像バッファ(メモリ108)に一時格納された副映像パックのデコード処理が行われる。

40

【0201】

すなわち、インデックスパラメータ"j"が「1」にセットされると(ステップST60)、1番目の副映像パックを副映像バッファ(メモリ108)から読み出す動作に入る(ステップST62)。この時点で、まだメモリ108に1番目の副映像パックが格納されていないならば(ステップST63ノー;ステップST46の処理がまだ行われていないとき)、読出対象のパックデータがメモリ108に格納されるまで、デコード処理は、パック読出動作の空ループ(ステップST62~ST63)を実行している。

【0202】

メモリ108に1番目の副映像パックが格納されておれば(ステップST63イエス)

50

、その副映像パックが読み出され、デコード処理される（ステップ S T 6 4 ; デコード処理の具体例は図 2 4 ~ 図 2 7 を参照して後述する）。

【 0 2 0 3 】

このデコード処理の結果（たとえば図 6 上部に示すような圧縮前の副映像データ P X D を含む）は、デコード処理中に図 8 の副映像デコーダ 1 0 1 から表示系（図示せず）へ送られ、デコードデータに対応する副映像の表示がなされる。

【 0 2 0 4 】

上記デコード処理において表示制御終了コマンド（図 2 2 の C M D E N D ）が実行されていなければ（ステップ S T 6 6 ノー）、インデックスパラメータ " j " が 1 つインクリメントされる（ステップ S T 6 7 ）。

10

【 0 2 0 5 】

インクリメントされた j 番目のパック（ここでは 2 番目）がメモリ 1 0 8 に存在すれば、そのパックがメモリ 1 0 8 から読み出され、デコードされる（ステップ S T 6 4 ）。デコードされた j 番目の副映像パック（ここでは 2 番目のパック）は、1 番目にデコードされたパックと同様に表示系に送られ、インデックスパラメータ " j " がさらに 1 つインクリメントされる（ステップ S T 6 7 ）。

【 0 2 0 6 】

以上のようにして、インデックスパラメータ " j " をインクリメントしながら（ステップ S T 6 7 ）、メモリ 1 0 8 に格納されている 1 以上の副映像パックが連続的にデコードされ（ステップ S T 6 4 ）、デコードされた副映像データ（ P X D ）に対応する副映像の画像表示が実行される。

20

【 0 2 0 7 】

上記デコード処理において表示制御終了コマンド（図 2 2 の C M D E N D ）が実行されれば（ステップ S T 6 6 イエス）、副映像バッファ（メモリ 1 0 8 ）内の副映像データのデコード処理が終了する。

【 0 2 0 8 】

以上のデコード処理（ステップ S T 6 2 ~ S T 6 4 ）は、終了コマンド C M D E N D が実行されない限り（ステップ S T 6 6 ノー）反復される。この実施の形態では、デコード処理は、終了コマンド C M D E N D の実行（ステップ S T 6 6 イエス）をもって終了するようになっている。

30

【 0 2 0 9 】

図 2 6 は、図 2 5 のパック分解処理の一例を説明するフローチャートである。副映像デコーダ 1 0 1 は、転送されてくるパックからパックヘッダ（図 3 参照）を読み飛ばして、パケットを得る（ステップ S T 7 2 ）。このパケットにタイムスタンプ P T S がないときは（ステップ S T 7 4 ノー）、パケットヘッダ（ P H ）を削除して、副映像ユニットデータ（ P X D ）だけを、副映像デコーダのバッファ（たとえば 1 2 1 ）に格納する（ステップ S T 7 6 ）。

【 0 2 1 0 】

上記パケットにタイムスタンプ P T S があるときは（ステップ S T 7 4 イエス）、パケットヘッダ（ P H ）から P T S だけが抜き取られ、抜き取られた P T S が副映像ユニットデータ（ 3 0 ）に接続されて、副映像デコーダ 1 0 1 のバッファ 1 2 1 に格納される（ステップ S T 7 8 ）。

40

【 0 2 1 1 】

図 2 7、図 2 8 は、図 2 5 の副映像デコード処理の一例を説明するフローチャートである。このデコード処理のうち、たとえば図 6 の下部に示す圧縮データ P X D を図 6 の上部に示す非圧縮データ P X D に戻す処理については、図 1 0、図 1 1 その他を参照して説明済みである。

【 0 2 1 2 】

すなわち、所定の再生時刻に対応するつまり同じ時刻の S C R が付与されている副映像情報のパック内の副映像パケットが 1 副映像ユニット分、副映像デコーダ 1 0 1 に順次転

50

送され、その S C R に応じて副映像デコーダ 1 0 1 は、メイン S T C 1 2 0 a の計数が所定時間後に零となる値から開始し、副映像データユニットの先頭パケットに付加されている P T S が転送されているか否かを調べる (ステップ S T 8 0)。この結果、副映像デコーダ 1 0 1 は、その P T S が転送されている場合、その P T S とメイン S T C 1 2 0 a のカウント値とが比較され (ステップ S T 8 1)、その P T S が転送されていない場合、転送されるまで待機している。

【 0 2 1 3 】

この比較の結果、副映像デコーダ 1 0 1 は、メイン S T C 1 2 0 a のカウント値が P T S よりも大きい場合、次の副映像データユニットの先頭パケットに付加されている P T S が転送されているか否かを調べ (ステップ S T 8 2)、メイン S T C 1 2 0 a のカウント値が P T S よりも小さい場合、同じになるまで待機している。

10

【 0 2 1 4 】

この結果、次の副映像データユニットの先頭パケットに付加されている P T S が転送されている場合、副映像デコーダ 1 0 1 は、その P T S とメイン S T C 1 2 0 a のカウント値とが比較される (ステップ S T 8 3)。

【 0 2 1 5 】

ステップ 8 2 で次の副映像データユニットの P T S が転送されていない場合、あるいはステップ 8 3 でメイン S T C 1 2 0 a のカウント値が次の副映像データユニットの P T S よりも小さい場合、副映像デコーダ 1 0 1 は、デコードする副映像データユニットを現在のものに決定し (ステップ S T 8 4)、ステップ 8 6 へ進む。

20

【 0 2 1 6 】

すなわち、最初の副映像データユニットの P T S は「 0 」のため、メイン S T C 1 2 0 a のカウント値が「 0 」となった際に、デコードする副映像データユニットを決定し、ステップ 8 6 へ進む。

【 0 2 1 7 】

ステップ 8 3 でメイン S T C 1 2 0 a のカウント値が次の副映像データユニットの P T S よりも大きい場合、副映像デコーダ 1 0 1 は、デコードする副映像データユニットを次のものに決定し (ステップ S T 8 5)、ステップ 8 6 へ進む。

【 0 2 1 8 】

次に、副映像デコーダ 1 0 1 は、表示制御シーケンステーブル 3 3 の最初の D C S Q T (図 1 6 では D C S Q T 0) に記録されているタイムスタンプ S P D C T S (「 0 」) が転送されているか否かを調べる (ステップ S T 8 6)。このタイムスタンプ S P D C T S が転送されている場合、副映像デコーダ 1 0 1 は、このタイムスタンプ S P D C T S とサブ S T C 1 2 0 b のカウント値とが比較され (ステップ S T 8 7)、転送されていない場合、ステップ 8 1 に戻る。

30

【 0 2 1 9 】

そして、ステップ 8 7 の比較の結果、サブ S T C 1 2 0 b のカウント値がタイムスタンプ S P D C T S よりも大きい場合、副映像デコーダ 1 0 1 は、次の表示制御シーケンス D C S Q のタイムスタンプ S P D C T S が転送されているか否かを調べる (ステップ S T 8 8)。この結果、そのタイムスタンプ S P D C T S が転送されている場合、副映像デコーダ 1 0 1 は、そのタイムスタンプ S P D C T S とサブ S T C 1 2 0 b のカウント値とが比較される (ステップ S T 8 9)。

40

【 0 2 2 0 】

ステップ 8 8 で次の表示制御シーケンス D C S Q のタイムスタンプ S P D C T S が転送されていない場合、あるいはステップ 8 9 でサブ S T C 1 2 0 b のカウント値が次の表示制御シーケンス D C S Q のタイムスタンプ S P D C T S よりも小さい場合、副映像デコーダ 1 0 1 は、デコードする表示制御シーケンス D C S Q を現在のものに決定し (ステップ S T 9 0)、ステップ 9 2 へ進む。

【 0 2 2 1 】

ステップ 8 9 でサブ S T C 1 2 0 b のカウント値が次の表示制御シーケンス D C S Q の

50

タイムスタンプSPDCTSよりも大きい場合、副映像デコーダ101は、デコードする表示制御シーケンスDCSQを次のものに決定し(ステップST91)、ステップ92へ進む。

【0222】

次に、副映像デコーダ101は、デコードする表示制御シーケンスDCSQに対応する画素データのデコードをその各コマンドを用いて開始する(ステップST92)。

【0223】

たとえば、コマンドSETDAREAにより副映像の表示位置および表示領域が設定され、コマンドSETCOLORにより副映像の表示色が設定され、コマンドSETCONTRによりビデオ主映像に対する副映像のコントラストが設定される。

10

【0224】

そして、表示開始タイミングコマンドSTADSPを実行してから別の表示制御シーケンスDCSQで表示終了タイミングコマンドSTPDSPが実行されるまで、切換コマンドCHGCOLONに準拠した表示制御を行いつつ、ランレングス圧縮されている画素データPXD(32)のデコードが行われる。

【0225】

また、副映像デコーダ101は、表示制御シーケンスDCSQに対応する全ての表示制御コマンドCOMMANDが表示制御終了コマンドCMENDまですべて転送されているか否かを調べる(ステップST93)。

【0226】

20

この結果、副映像デコーダ101は、転送されていない場合、サブSTC120bのカウント値をクリアし、ステップ81に戻り、再び、最初の表示制御シーケンスDCSQに対するデコードが行われ、転送されている場合、ステップ94に進む。

【0227】

このステップ94において、副映像デコーダ101は、次の表示制御シーケンスDCSQがあるか否かを調べ、次の表示制御シーケンスDCSQがある場合、ステップ88に戻り、次の表示制御シーケンスDCSQに対するデコードが行われ、次の表示制御シーケンスDCSQがない場合、ステップ82に戻り、次の副映像データユニットに対する処理が行われる。

【0228】

30

上記したように、メインタイマの初期値が画素データの転送時間を考慮して所定時間後に「0」となる値となっているため、再生を行う最初の副映像データユニットにおけるプレゼンテーションタイムスタンプPTSを画素データの転送時間を考慮せずに零を記述することができる。

【0229】

また、メインタイマが最初に零に変化するまで副映像の表示が禁止されているため、メインタイマの負の値と正の値の区別をする機能を省くことができる。

【0230】

さらに、所望の表示制御シーケンスDCSQに対する処理の途中で、デコード処理が中断してしまった場合に、再び最初の表示制御シーケンスDCSQ0からデコード処理を行うことにより、デコード処理が中断することによる表示抜け等の表示崩れが発生するのを防ぐことができる。

40

【0231】

また、上記例では、メインタイマの初期値を画素データの転送時間を考慮して所定時間後に「0」となる値としたが、これに限らず、サブタイマの初期値を画素データの転送時間を考慮して所定時間後に「0」となる値とするようにしても良い。この場合も上記同様な効果が達成できる。

【図面の簡単な説明】

【0232】

【図1】この発明を適用できる情報保持媒体の一例としての光ディスクの記録データ構造

50

を略示する図。

【図2】図1の光ディスクに記録されるデータの論理構造を例示する図。

【図3】図2で例示したデータ構造のうち、エンコード（ランレングス圧縮、表示制御シーケンステーブルの付加など）される副映像パックの論理構造を例示する図。

【図4】図3で例示した副映像パックのうち、この発明の一実施の形態に係るエンコード方法が適用される副映像データ部分の内容を例示する図。

【図5】図4で例示した副映像データ部分を構成する画素データが複数ビット（ここでは2ビット）で構成される場合において、この発明の一実施の形態に係るエンコード方法で採用される圧縮規則1～6を説明する図。

【図6】図4で例示した副映像データ部分を構成する画素データが2ビットで構成される場合において、この発明の一実施の形態に係るエンコード方法で採用される圧縮規則1～6を具体的に説明する図。

10

【図7】エンコードされた画像情報を持つ高密度光ディスクの、量産からユーザサイドにおける再生までの流れを説明するとともに；エンコードされた画像情報の、放送/ケーブル配信からユーザ/加入者における受信/再生までの流れを説明するブロック図。

【図8】この発明に基づく画像デコード（ランレングス伸張など）を実行するデコーダハードウェアの一実施形態（ノンインターレース仕様）を説明するブロック図。

【図9】エンコードされた画素データ（副映像データ）のうち、文字パターン「A」がどのようにデコードされるかを、2例（ノンインターレース表示およびインターレース表示）説明する図。

20

【図10】この発明の一実施の形態に係る画像デコード（ランレングス伸張部分）を実行するものであって、たとえば図8のMPU（112）により実行されるソフトウェアを説明するフローチャート図。

【図11】図10のソフトウェアで使用されるデコードステップ（ST105）の内容の一例を説明するフローチャート図。

【図12】エンコードされた画像情報を持つ高密度光ディスクから再生された圧縮データがそのまま放送またはケーブル配信され、放送またはケーブル配信された圧縮データがユーザまたは加入者側でデコードされる場合を説明するブロック図。

【図13】エンコードされた画像情報が、通信ネットワーク（インターネットなど）を介して、任意の2コンピュータユーザ間で送受される場合を説明するブロック図。

30

【図14】エンコードおよびデコードが実行される光ディスク記録再生装置の概要を説明するブロック図。

【図15】この発明により副映像データをデコードする場合において、副映像データユニットのバッファリング状態が、タイムスタンプ（PTS）のある副映像チャンネルによってどのように変化するかを説明する図。

【図16】副映像パケットのデータ構造を説明する図。

【図17】副映像データユニット内のタイムスタンプ（PTS）の位置を説明する図。

【図18】直列に並んだ副映像ユニットと、そのうちの1ユニットのパケットヘッダに記述されたタイムスタンプ（PTS）および表示制御シーケンス（DCSQ）との対応関係を例示する図。

40

【図19】図3または図4の副映像ユニットヘッダ（SPUH）に含まれるパラメータのうち、副映像サイズおよび表示制御シーケンステーブルの開始アドレス（DCSQの相対アドレスポインタ）を説明する図。

【図20】副映像表示制御シーケンステーブル（SPDCSQT）の構成を説明する図。

【図21】図20のテーブル（SPDCSQT）を構成する各パラメータ（DCSQ）の中身を説明する図。

【図22】副映像の表示制御コマンド（SPDCCMD）の内容を説明する図。

【図23】図16に示すパケット内の表示制御シーケンステーブルの具体例を示す図。

【図24】表示制御シーケンス（DCSQ）の処理を中心にした、この発明の副映像エンコード処理手順の一例を説明するフローチャート図。

50

【図25】図24の処理手順でエンコードされた副映像データストリームのパック分解およびデコードを並列処理する手順の一例を説明するフローチャート図。

【図26】図25のパック分解処理の一例を説明するフローチャート図。

【図27】図25の副映像デコード処理の一例を説明するフローチャート図。

【図28】図25の副映像デコード処理の一例を説明するフローチャート図。

【符号の説明】

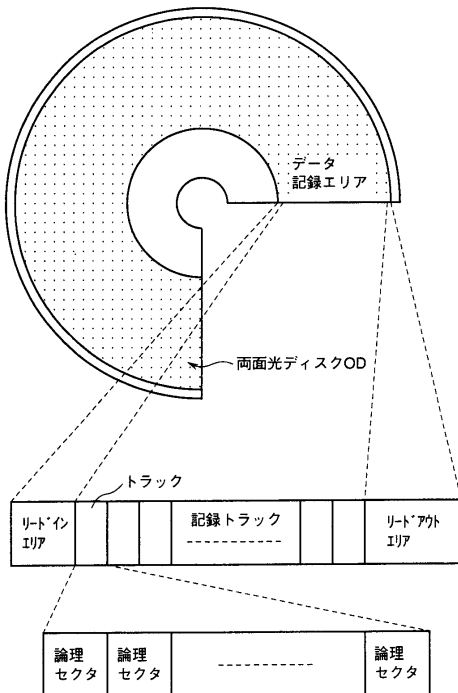
【0233】

1 ... ファイル管理情報 2 ... 映像用データ PH ... パケットヘッダ 30 ... 副映像ユニット 31 ... 副映像ユニットヘッダ S P U H 32 ... 副映像の画素データ P X D 33 ... 表示制御シーケンステーブル D C S Q T 101 ... デコーダ 102 ... データI/O 103 ... 符号データ切分部 104 ... 画素色出力部 (FIFOタイプ) 105 ... メモリ制御部 106 ... 継続コード長検知部 107 ... ラン長設定部 108 ... メモリ 109 ... アドレス制御部 110 ... 表示有効許可部 111 ... 不足画素色設定部 112 ... マイクロコンピュータ (MPUまたはCPU) 113 ... ヘッダ切分部 114 ... ラインメモリ 115 ... セレクタ 118 ... セレクト信号生成部 120 ... システムタイマ 120 a ... メインSTC 120 b ... サブSTC 121 ... バッファメモリ

10

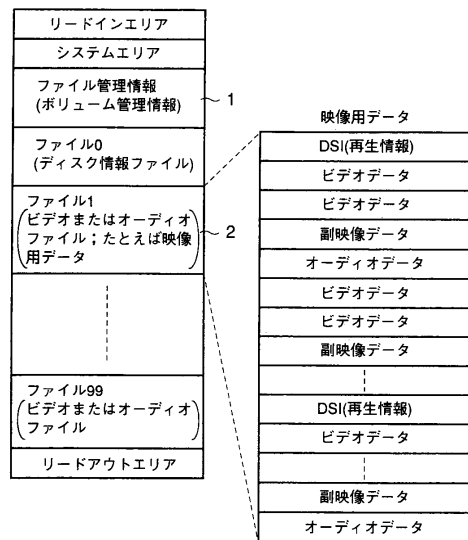
【図1】

図1



【図2】

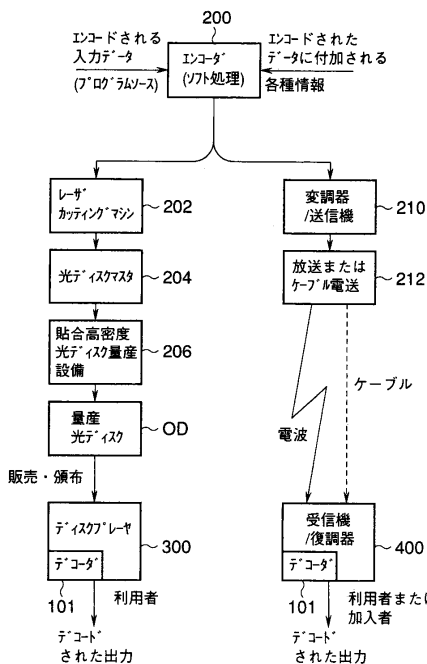
図2





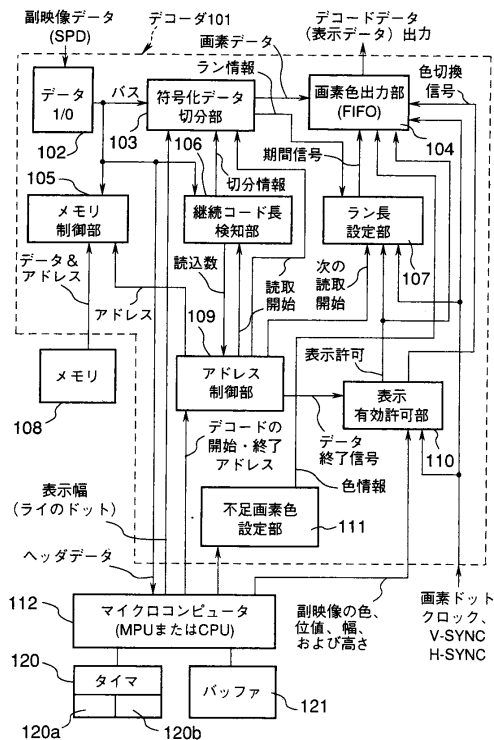
【図7】

図7



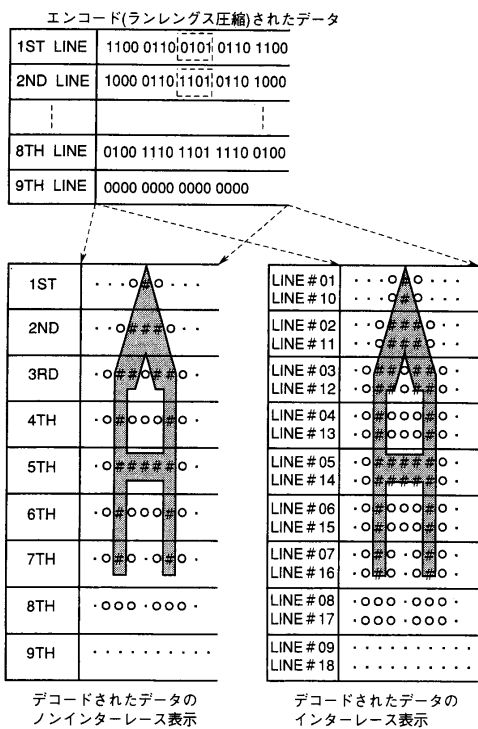
【図8】

図8



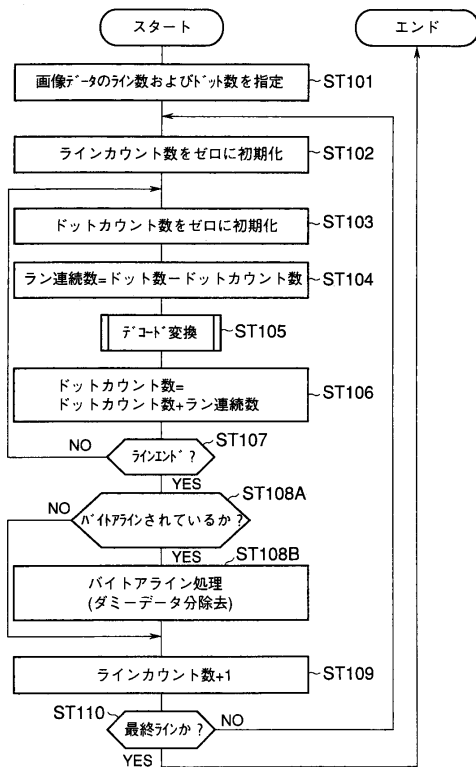
【図9】

図9



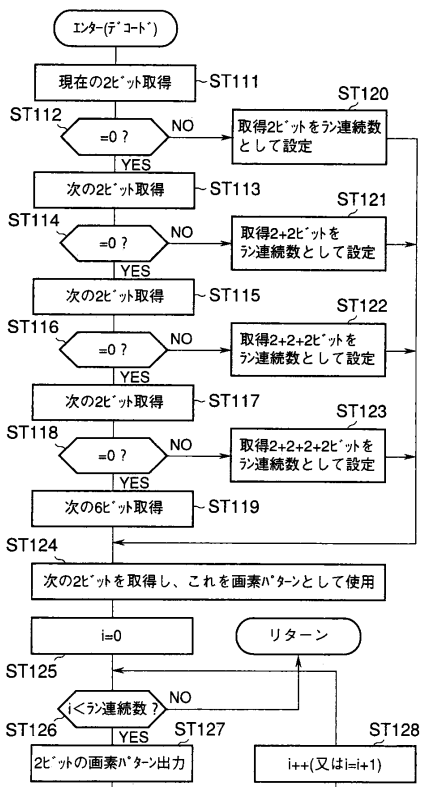
【図10】

図10



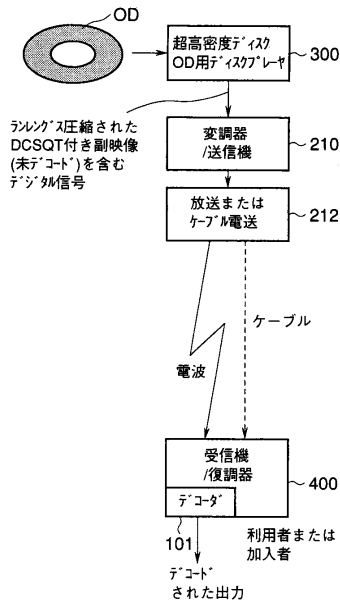
【図11】

図11



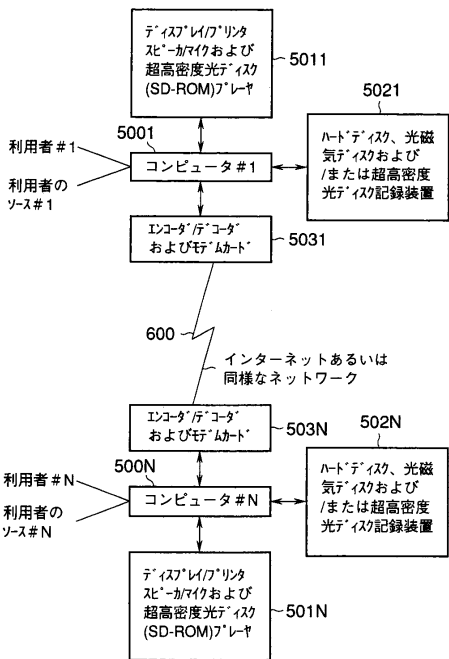
【図12】

図12



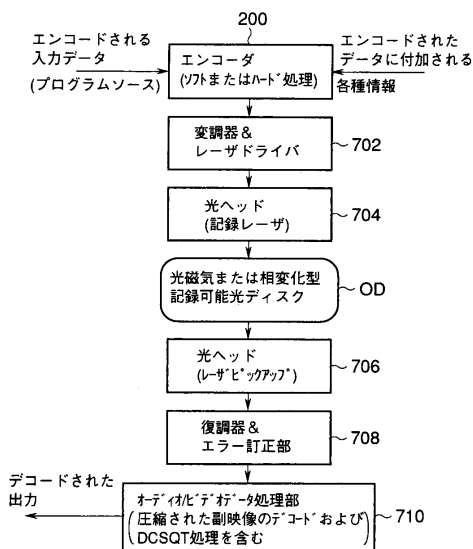
【図13】

図13



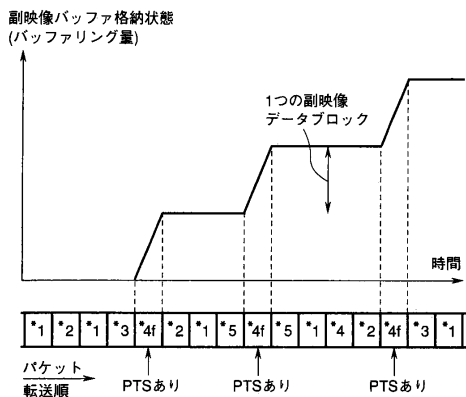
【図14】

図14



【図15】

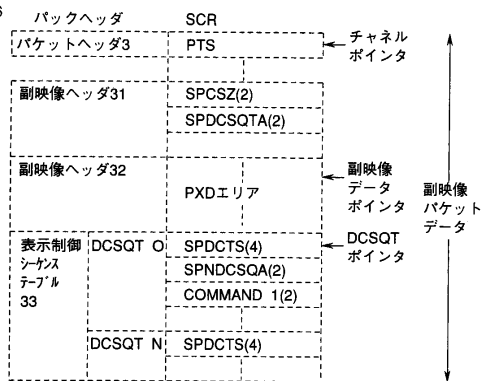
図15



- \*1 : ビデオパケット
- \*2 : オーディオパケット
- \*3 : 副映像パケット第1チャンネル
- \*4f : 副映像パケット第2チャンネル(PTSあり)
- \*4 : 副映像パケット第2チャンネル(PTSなし)
- \*5 : 副映像パケット第3チャンネル

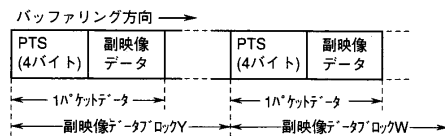
【図16】

図16



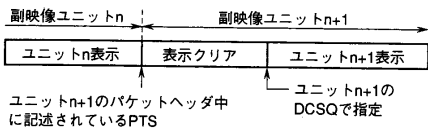
【図17】

図17



【図18】

図18



【図20】

図20

副映像表示制御シーケンステーブルSPDCSQT

パラメータ	内容
DCSQ 0	表示制御シーケンス0
DCSQ 1	表示制御シーケンス1
...	...
DCSQ n	表示制御シーケンスn

【図19】

図19

副映像ユニットヘッダSPUH

パラメータ	内容	構成バイト数
SPDSZ	副映像サイズ	2バイト
SPDCSQA	表示制御シーケンステーブルの開始アドレス (副映像先頭からのオフセットバイト数で記述)	2バイト
	合計	4バイト

【図21】

図21

各DCSQの中身

パラメータ	内容	構成バイト数
SPDCTS	表示制御開始時間	2バイト
SPNDCSQA	後続表示制御シーケンスのアドレス	2バイト
SPDCCMD 1	表示制御コマンド1	0~6バイト
SPDCCMD 2	表示制御コマンド2	または画素制御データPCD+2バイト

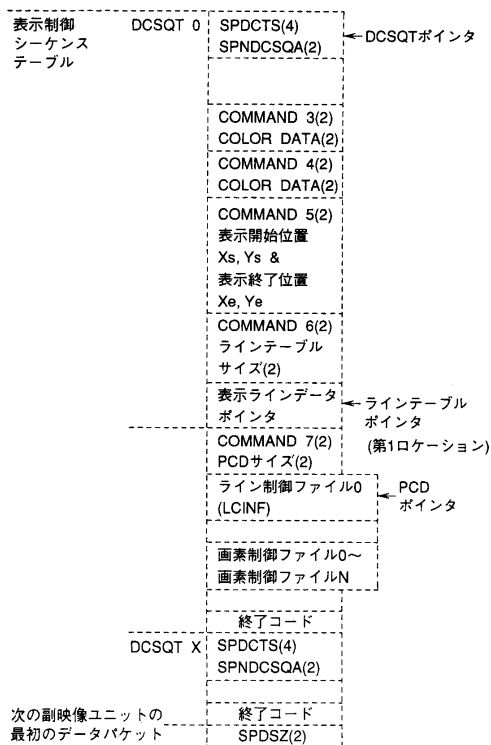
【図 2 2】

図 22

表示制御コマンドSPDCCMD			
コマンド名	内容	コード	拡張フィールド数
FSTA DSP	画素データの表示開始タイミングを強制セット	00h	0バイト
STA DSP	画素データの表示開始タイミングをセット	01h	0バイト
STP DSP	画素データの表示終了タイミングをセット	02h	0バイト
SET COLOR	画素データのカラーコードをセット	03h	2バイト
SET CONTR	画素データ～主映像間のコントラストをセット	04h	2バイト
SET DAREA	画素データの表示エリアをセット	05h	6バイト
SET DSPXA	画素データの表示開始アドレスをセット	06h	4バイト
CHG COLCON	画素データのカラーおよびコントラストの切換をセット	07h	画素制御データ PCD +2バイト
CMD END	表示制御終了コマンド	FFh	0バイト

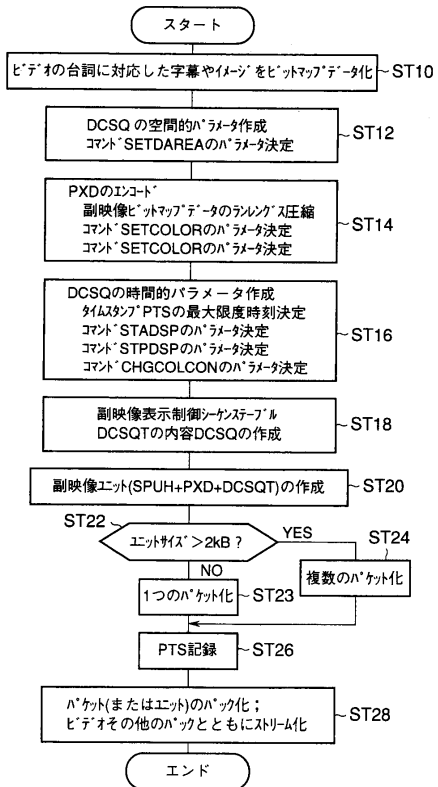
【図 2 3】

図 23



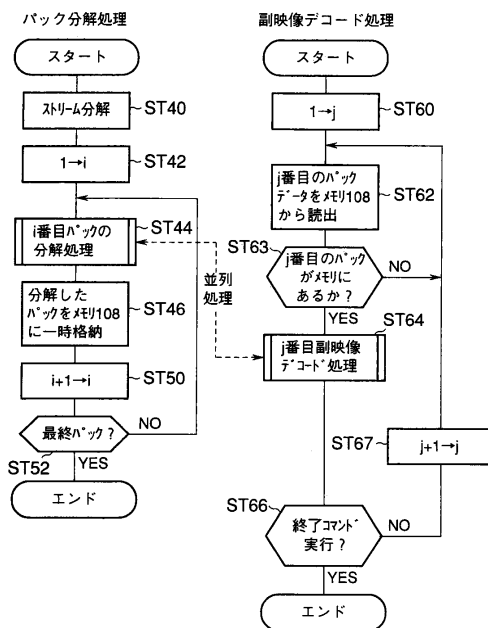
【図 2 4】

図 24



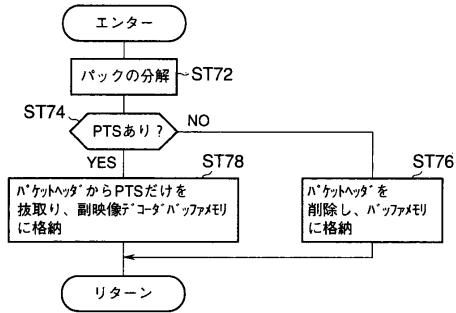
【図 2 5】

図 25



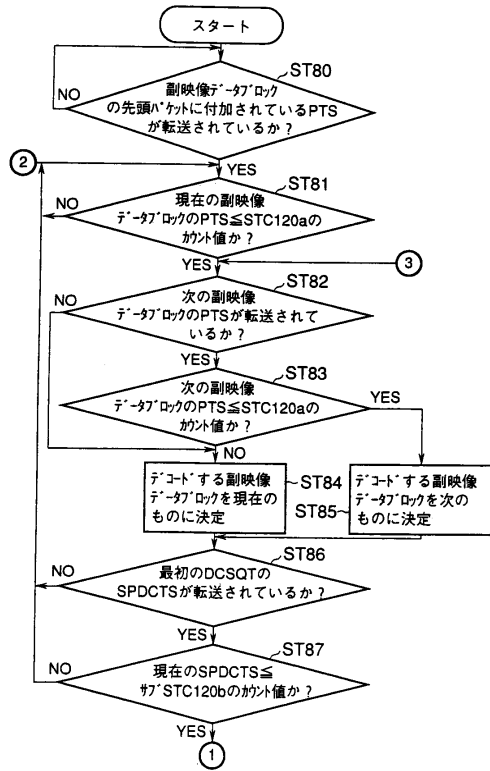
【図26】

図26



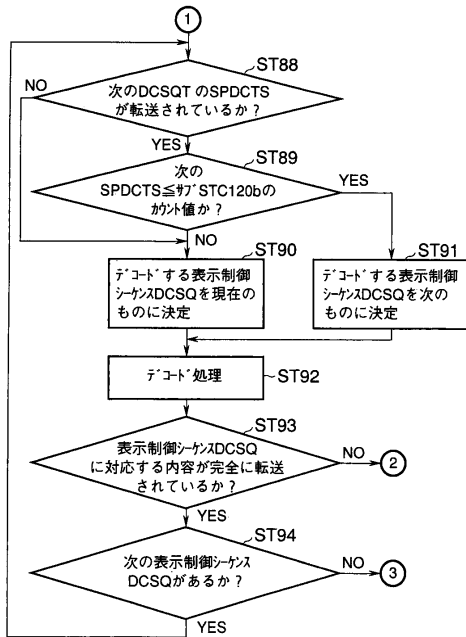
【図27】

図27



【図28】

図28



## フロントページの続き

(51)Int.Cl. F I  
H 0 4 N 7/26 (2006.01) H 0 4 N 5/92 C  
H 0 4 N 5/91 D  
H 0 4 N 7/13 Z

(74)代理人 100084618  
弁理士 村松 貞男

(74)代理人 100092196  
弁理士 橋本 良郎

(72)発明者 青木 妙  
神奈川県川崎市幸区柳町70番地 株式会社東芝柳町工場内

審査官 豊島 洋介

(56)参考文献 特開平07-130149(JP,A)  
特開平07-231435(JP,A)  
特開平07-334938(JP,A)  
特開平08-242448(JP,A)

(58)調査した分野(Int.Cl., DB名)  
H 0 4 N 5 / 7 6 - 5 / 9 5 6  
7 / 2 4 - 7 / 6 8  
G 1 1 B 2 0 / 1 0 - 2 0 / 1 2  
2 7 / 0 0 - 2 7 / 3 4