

(19) 日本国特許庁(JP)

(12) 公 開 特 許 公 報(A)

(11) 特許出願公開番号  
特開2016-129822  
(P2016-129822A)

(43) 公開日 平成28年7月21日 (2016.7.21)

(51) Int.Cl.	F I	テーマコード (参考)
A 6 3 F 7/02 (2006.01)	A 6 3 F 7/02 3 2 6 Z	2 C 0 8 8
	A 6 3 F 7/02 3 0 4 Z	2 C 3 3 3
	A 6 3 F 7/02 3 0 4 D	
	A 6 3 F 7/02 3 2 0	

審査請求 有 請求項の数 1 O L (全 300 頁)

(21) 出願番号	特願2016-86525 (P2016-86525)	(71) 出願人	000148922
(22) 出願日	平成28年4月22日 (2016.4.22)		株式会社大一商会
(62) 分割の表示	特願2012-2139 (P2012-2139) の分割	(72) 発明者	市原 高明
原出願日	平成24年1月10日 (2012.1.10)		愛知県北名古屋市沖村西ノ川1番地 株式
		(72) 発明者	附柴 亜弥
			愛知県北名古屋市沖村西ノ川1番地 株式
		(72) 発明者	杉本 有希
			愛知県北名古屋市沖村西ノ川1番地 株式
		(72) 発明者	江口 健一
			愛知県北名古屋市沖村西ノ川1番地 株式

最終頁に続く

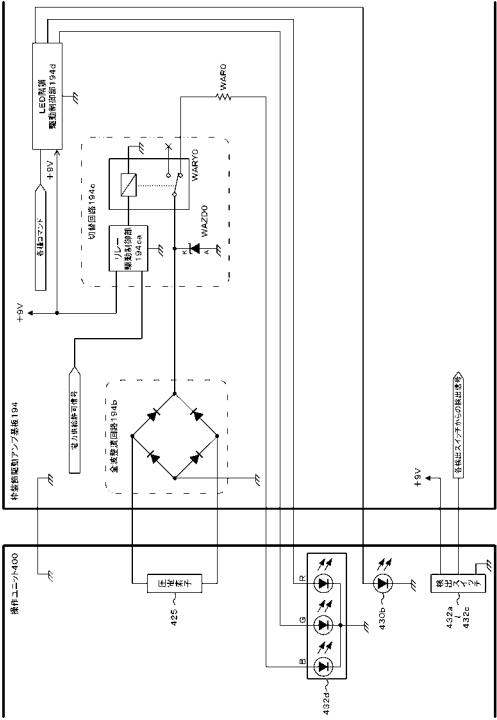
(54) 【発明の名称】 遊技機

(57) 【要約】

【課題】 遊技者の遊技意欲の低下を抑制することができる遊技機を提供する。

【解決手段】 操作ユニット400のフルカラーLED432dと操作ユニット400の圧電素子425とが電氣的に接続されて遊技者が操作ユニット400の押圧操作部405を操作すると、その操作により圧電素子425が発電した電力がフルカラーLED432dへ供給され、フルカラーLED432dが発光する。フルカラーLED432dは、操作ユニット400の押圧操作部405を遊技者が操作すると、赤色と緑色との中間色に青色が加わって操作ユニット400の発光態様が変わるため、大当たりする確率を通常時（低確率）に比べて高く設定された高確率（確変時）に変化させることができる示唆チャンスという演出を、遊技者自身による操作ユニット400の押圧操作部405の操作により生み出すことができるようになっている。

【選択図】 図116



**【特許請求の範囲】****【請求項 1】**

打球発射装置から発射された遊技球が遊技領域に設けられた始動領域に入球したことに基づいて遊技者に利益を付与するか否かの当落判定を行って該当落判定の結果に基づくコマンドを出力する主制御手段と、

該主制御手段からのコマンドに基づいて、発光体を発光させるとともに演出表示手段に各種画像を表示することにより、演出の進行を制御する演出制御手段と、

遊技者が操作することができる演出用操作手段と、  
を備える遊技機であって、

前記遊技機は、さらに、

前記演出用操作手段が操作されると、その操作により得られる運動エネルギーを電力に変換する発電手段

を備え、

前記演出制御手段は、少なくとも、

前記発電手段と前記発光体との間に設けられ、当該発光体への当該発電手段が発電した電力を開閉する電力開閉手段

を備え、遊技者に対して前記演出用操作手段の操作を促す旨を伝える画像を前記演出表示手段に表示して特定演出を進行すると、前記電力開閉手段を制御して前記発光体と前記発電手段とを電氣的に接続して遊技者による前記演出用操作手段の操作により前記発電手段が発電した電力を前記発光体へ供給し、前記特定演出が終了すると、当該発電手段が発電した電力が前記発光体へ供給されないように、当該電力開閉手段を制御して当該発光体と当該発電手段とを電氣的に非接続することを特徴とする遊技機。

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、遊技機に関するものである。

**【背景技術】****【0002】**

従来より、遊技者が押ボタンスイッチを操作して画像表示装置に表示される遊技演出を選択することができる遊技機が提案されている（例えば、特許文献 1）。この特許文献 1 に記載される遊技機においては、遊技者が押ボタンスイッチを操作するという特定動作を行うことにより複数の演出用キャラクタから 1 つの演出用キャラクタを選択して、この選択した演出用キャラクタに関連したリーチ演出を画像表示装置に表示して演出が進行するようになっている。

**【先行技術文献】****【特許文献】****【0003】**

【特許文献 1】特開 2006 - 158493 号公報（図 13 ~ 図 15）

**【発明の概要】****【発明が解決しようとする課題】****【0004】**

ところが、特許文献 1 に記載される遊技機においては、演出用キャラクタを選択させるために押ボタンスイッチの操作を遊技者に単に促すものであり、遊技者が好む演出用キャラクタを一度選択すると、他の演出用キャラクタを選択する必要がなくなって画像表示装置に表示される遊技演出を遊技者が単に眺めている状態となるため、遊技が単調なものとなって遊技者の遊技意欲が低下するという問題があった。

**【0005】**

本発明は、このような事情に鑑みてなされたものであり、その目的とするところは、遊技者の遊技意欲の低下を抑制することができる遊技機を提供することにある。

**【課題を解決するための手段】**

## 【 0 0 0 6 】

上述の目的を達成するための有効な解決手段を以下に示す。なお、必要に応じてその作用等の説明を行う。また、理解の容易のため、発明の実施の形態において対応する構成等についても適宜示すが、何ら限定されるものではない。

## 【 0 0 0 7 】

## ( 解決手段 1 )

打球発射装置から発射された遊技球が遊技領域に設けられた始動領域に入球したことに基づいて遊技者に利益を付与するか否かの当落判定を行って該当落判定の結果に基づくコマンドを出力する主制御手段と、該主制御手段からのコマンドに基づいて、発光体を発光させるとともに演出表示手段に各種画像を表示することにより、演出の進行を制御する演出制御手段と、遊技者が操作することができる演出用操作手段と、を備える遊技機であって、前記遊技機は、さらに、前記演出用操作手段が操作されると、その操作により得られる運動エネルギーを電力に変換する発電手段を備え、前記演出制御手段は、少なくとも、前記発電手段と前記発光体との間に設けられ、当該発光体への当該発電手段が発電した電力を開閉する電力開閉手段を備え、遊技者に対して前記演出用操作手段の操作を促す旨を伝える画像を前記演出表示手段に表示して特定演出を進行すると、前記電力開閉手段を制御して前記発光体と前記発電手段とを電氣的に接続して遊技者による前記演出用操作手段の操作により前記発電手段が発電した電力を前記発光体へ供給し、前記特定演出が終了すると、当該発電手段が発電した電力が前記発光体へ供給されないように、当該電力開閉手段を制御して当該発光体と当該発電手段とを電氣的に非接続することを特徴とする遊技機。

10

20

## 【 0 0 0 8 】

この遊技機では、主制御手段、演出制御手段、演出用操作手段を備えている。主制御手段は、打球発射装置から発射された遊技球が遊技領域に設けられた始動領域に入球したことに基づいて遊技者に利益を付与するか否かの当落判定を行って当落判定の結果に基づくコマンドを出力するものである。演出制御手段は、主制御手段からのコマンドに基づいて、発光体を発光させるとともに演出表示手段に各種画像を表示することにより、演出の進行を制御するものである。演出用操作手段は、遊技者が操作することができるものである。

## 【 0 0 0 9 】

この遊技機では、さらに、発電手段を備えている。発電手段は、演出用操作手段が操作されると、その操作により得られる運動エネルギーを電力に変換することができるものである。

30

## 【 0 0 1 0 】

演出制御手段は、少なくとも、電力開閉手段を備えている。電力開閉手段は、発電手段と発光体との間に設けられ、発光体への発電手段が発電した電力を開閉することができるものである。演出制御手段は、遊技者に対して演出用操作手段の操作を促す旨を伝える画像を演出表示手段に表示して特定演出を進行すると、電力開閉手段を制御して発光体と発電手段とを電氣的に接続して遊技者による演出用操作手段の操作により発電手段が発電した電力を発光体へ供給し、特定演出が終了すると、発電手段が発電した電力が発光体へ供給されないように、電力開閉手段を制御して発光体と発電手段とを電氣的に非接続することができるようになっている。

40

## 【 0 0 1 1 】

このように、演出用操作手段の操作を促す旨を伝える画像が演出表示手段に表示されて特定演出が進行されると、発光体と発電手段とが電氣的に接続されるようになっているため、遊技者が演出用操作手段を操作すると、その操作により発電手段が発電した電力が発光体へ供給され、発光体が発光することができるようになっている。したがって、遊技者の遊技意欲の低下を抑制することができる。

## 【 0 0 1 2 】

本実施形態では、例えば、図 7 の打球発射装置 650 が打球発射装置に相当し、図 9 5

50

の遊技領域 1 1 0 0 が遊技領域に相当し、図 9 5 の上始動口 2 1 0 1 又は下始動口 2 1 0 2 が始動領域に相当し、図 1 2 3 の主制御側タイマ割り込み処理におけるステップ S 8 6 の特別図柄及び特別電動役物制御処理において行う特別抽選が「遊技球が遊技領域に設けられた始動領域に入球したことに基づいて遊技者に利益を付与するか否かの当落判定を行って」という部分に相当し、図 1 2 3 の主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理が「該当落判定の結果に基づくコマンドを出力する」部分に相当し、図 9 7 の主制御基板 4 1 0 0 が主制御手段に相当し、図 1 1 8 及び図 1 1 9 の各種コマンドがコマンドに相当し、図 4 3 の操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d が発光体に相当し、図 9 5 の液晶表示装置 1 9 0 0 が演出表示手段に相当し、図 1 0 0 の周辺制御基板 4 1 4 0 が演出制御手段に相当し、図 4 3 の操作ユニット 4 0 0 の押圧操作部 4 0 5 が演出用操作手段に相当し、図 1 のパチンコ遊技機 1 が遊技機に相当し、図 4 3 の操作ユニット 4 0 0 の圧電素子 4 2 5 が発電手段に相当し、図 1 1 6 のリレー W A R Y 0 が電力開閉手段に相当し、図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、図 1 5 5 ( d )、( e ) のメッセージ M G D が「演出用操作手段の操作を促す旨を伝える画像」に相当する。

【発明の効果】

【0 0 1 3】

本発明の遊技機においては、遊技者の遊技意欲の低下を抑制することができる。

【図面の簡単な説明】

【0 0 1 4】

【図 1】実施形態に係るパチンコ遊技機の外枠に対して本体枠を開放し、本体枠に対して扉枠を開放した状態を示す斜視図である。

【図 2】パチンコ遊技機の正面図である。

【図 3】パチンコ遊技機の右側面図である。

【図 4】パチンコ遊技機の平面図である。

【図 5】パチンコ遊技機の背面図である。

【図 6】パチンコ遊技機を構成する外枠、本体枠、遊技盤、扉枠の後方から見た分解斜視図である。

【図 7】パチンコ遊技機を構成する外枠、本体枠、遊技盤、扉枠の前方から見た分解斜視図である。

【図 8】外枠の正面斜視図である。

【図 9】外枠の正面から見た分解斜視図である。

【図 1 0】外枠の正面図である。

【図 1 1】外枠の背面斜視図である。

【図 1 2】外枠の右側面図である。

【図 1 3】本体枠の上軸支金具と外枠の上支持金具との脱着構造を説明するための斜視図である。

【図 1 4】( A ) は外枠の上支持金具の裏面に設けられるロック部材の取付状態を示す分解斜視図であり、( B ) は( A ) の図を下方から見た斜視図である。

【図 1 5】軸支ピンとロック部材との関係を説明するための上支持金具部分の裏面図である。

【図 1 6】ロック部材の作用を説明するための上支持金具部分の裏面図である。

【図 1 7】扉枠の正面図である。

【図 1 8】扉枠の背面図である。

【図 1 9】扉枠を右前方から見た斜視図である。

【図 2 0】扉枠を左前方から見た斜視図である。

【図 2 1】扉枠の右後方から見た斜視図である。

【図 2 2】扉枠を正面から見た分解斜視図である。

【図 2 3】扉枠を背面から見た分解斜視図である。

【図 2 4】( A ) は扉枠における扉枠ベースユニットの正面斜視図であり、( B ) は扉枠

における扉枠ベースユニットの背面斜視図である。

【図 25】扉枠ベースユニットを分解して前から見た分解斜視図である。

【図 26】扉枠ベースユニットを分解して後ろから見た分解斜視図である。

【図 27】(A) は扉枠における右サイド装飾ユニットの正面斜視図であり、(B) は扉枠における右サイド装飾ユニットの背面斜視図である。

【図 28】右サイド装飾ユニットを分解して前から見た分解斜視図である。

【図 29】右サイド装飾ユニットを分解して後から見た分解斜視図である。

【図 30】(A) は扉枠における左サイド装飾ユニットの正面斜視図であり、(B) は扉枠における左サイド装飾ユニットの背面斜視図である。

【図 31】左サイド装飾ユニットを分解して前から見た分解斜視図である。

10

【図 32】左サイド装飾ユニットを分解して後から見た分解斜視図である。

【図 33】扉枠における上部装飾ユニットの正面斜視図である。

【図 34】扉枠における上部装飾ユニットの背面斜視図である。

【図 35】上部装飾ユニットを分解して前から見た分解斜視図である。

【図 36】上部装飾ユニットを分解して後から見た分解斜視図である。

【図 37】扉枠における皿ユニットの正面斜視図である。

【図 38】扉枠における皿ユニットの背面斜視図である。

【図 39】皿ユニットを分解して前から見た分解斜視図である。

【図 40】皿ユニットを分解して後から見た分解斜視図である。

【図 41】扉枠における操作ユニットの正面斜視図である。

20

【図 42】扉枠における操作ユニットの背面斜視図である。

【図 43】操作ユニットを分解して右前上方から見た分解斜視図である。

【図 44】操作ユニットを分解して右前下方から見た分解斜視図である。

【図 45】操作ユニットの断面図である。

【図 46】操作ユニットにおける押圧操作部を押した状態で示す断面図である。

【図 47】扉枠におけるハンドル装置を分解して後から見た分解斜視図である。

【図 48】扉枠におけるファールカバーユニットを分解して前から見た分解斜視図である。

。

【図 49】扉枠におけるファールカバーユニットを分解して後から見た分解斜視図である。

30

。

【図 50】ファールカバーユニットの前カバーを外した状態で示す正面図である。

【図 51】(A) は扉枠における球送りユニットの正面斜視図であり、(B) は扉枠における球送りユニットの背面斜視図である。

【図 52】(A) は球送りユニットを分解して前から見た分解斜視図であり、(B) は球送りユニットの後ケースを外して後から見た分解斜視図である。

【図 53】扉枠における発光装飾用の LED の配置を示す正面図である。

【図 54】扉枠における発光装飾用の LED の系統を示す正面図である。

【図 55】本体枠の正面図である。

【図 56】本体枠の背面図である。

【図 57】本体枠の正面斜視図である。

40

【図 58】本体枠の背面斜視図である。

【図 59】本体枠を分解して前から見た分解斜視図である。

【図 60】本体枠を分解して後から見た斜視図である。

【図 61】本体枠における本体枠ベースの正面斜視図である。

【図 62】本体枠における本体枠ベースの背面斜視図である。

【図 63】本体枠における打球発射装置の正面斜視図である。

【図 64】本体枠における打球発射装置の背面斜視図である。

【図 65】本体枠における賞球ユニットの正面斜視図である。

【図 66】本体枠における賞球ユニットの背面斜視図である。

【図 67】賞球ユニットを分解して前から見た分解斜視図である。

50

- 【図 6 8】賞球ユニットを分解して後から見た分解斜視図である。
- 【図 6 9】賞球ユニットにおける賞球タンクとタンクレールユニットとの関係を分解して後方から示す分解斜視図である。
- 【図 7 0】賞球ユニットにおける賞球装置を分解して後から見た分解斜視図である。
- 【図 7 1】賞球装置における払出通路と払出モータと払出回転体との関係を示す背面図である。
- 【図 7 2】賞球ユニットにおける球の流通通路を示す断面図である。
- 【図 7 3】本体枠における球出口開閉ユニットの正面斜視図である。
- 【図 7 4】本体枠における球出口開閉ユニットの背面斜視図である。
- 【図 7 5】本体枠における球出口開閉ユニットと扉枠におけるファールカバーユニットとの関係を示す説明図である。 10
- 【図 7 6】本体枠における基板ユニットの正面斜視図である。
- 【図 7 7】本体枠における基板ユニットの背面斜視図である。
- 【図 7 8】基板ユニットを分解して前から見た分解斜視図である。
- 【図 7 9】基板ユニットを分解して後から見た分解斜視図である。
- 【図 8 0】(A) は発射電源基板ボックスの正面図であり、(B) は(A) に示す A - A 線の断面図である。
- 【図 8 1】(A) は本体枠における裏カバーの正面斜視図であり、(B) は本体枠における裏カバーの背面斜視図である。
- 【図 8 2】(A) は本体枠における錠装置の左側面図であり、(B) は本体枠における錠装置を前から見た斜視図である。 20
- 【図 8 3】(A) は錠装置の背面斜視図であり、(B) は錠装置のコ字状基体の内部に摺動自在に設けられるガラス扉用摺動杆と本体枠用摺動杆を示す背面斜視図であり、(C) は(B) の正面斜視図である。
- 【図 8 4】錠装置を分解して後から見た分解斜視図である。
- 【図 8 5】錠装置におけるガラス扉用摺動杆と本体枠用摺動杆の動作を示す説明図である。
- 【図 8 6】錠装置における不正防止部材の動作を示す説明図である。
- 【図 8 7】パチンコ遊技機の扉枠を外した状態で本体枠に取付けられた遊技盤を示す正面図である。 30
- 【図 8 8】遊技盤の正面図である。
- 【図 8 9】遊技盤を分解して前から見た分解斜視図である。
- 【図 9 0】遊技盤を分解して後から見た分解斜視図である。
- 【図 9 1】パチンコ遊技機に取付けた状態で遊技盤における機能表示ユニットを拡大して示す正面図である。
- 【図 9 2】図 8 9 等の例とは異なる実施形態の遊技パネルを用いた遊技盤を分解して前から見た分解斜視図である。
- 【図 9 3】図 9 2 を後から見た遊技盤の分解斜視図である。
- 【図 9 4】図 9 2 の遊技盤における遊技パネルを縦方向に切断した断面図である。
- 【図 9 5】遊技盤の詳細な正面図である。 40
- 【図 9 6】図 9 5 の遊技盤を分解して前から見た分解斜視図である。
- 【図 9 7】主制御基板、払出制御基板及び周辺制御基板のブロック図である。
- 【図 9 8】図 9 7 のつづきを示すブロック図である。
- 【図 9 9】主基板を構成する払出制御基板と CR ユニット及び度数表示板との電気的な接続を中継する遊技球等貸出装置接続端子板に入出力される各種検出信号の概略図である。
- 【図 1 0 0】図 9 7 のつづきを示すブロック図である。
- 【図 1 0 1】周辺制御 M P U の概略を示すブロック図である。
- 【図 1 0 2】パチンコ遊技機の電源システムを示すブロック図である。
- 【図 1 0 3】図 1 0 2 のつづきを示すブロック図である。
- 【図 1 0 4】主制御基板の回路を示す回路図である。 50

【図 1 0 5】主制御基板と周辺制御基板との基板間の通信用インターフェース回路を示す回路図である。

【図 1 0 6】停電監視回路を示す回路図である。

【図 1 0 7】払出制御部の回路等を示す回路図である。

【図 1 0 8】払出制御入力回路を示す回路図である。

【図 1 0 9】C Rユニット入出力回路を示す回路図である。

【図 1 1 0】発射制御入力回路を示す回路図である。

【図 1 1 1】主制御基板との各種入出力信号、及び外部端子板への各種出力信号を示す入出力図である。

【図 1 1 2】発射ソレノイドの駆動回路を示すブロック図である。

10

【図 1 1 3】シャントレギュレータ回路、増幅回路、及びオペアンプ回路群を示す回路図である。

【図 1 1 4】D C / D C コンバータの特性を示す図である。

【図 1 1 5】図 1 1 2 の発射ソレノイドの駆動回路における所定点のタイミングチャートである。

【図 1 1 6】枠装飾駆動アンプ基板の回路を示す概略回路図である。

【図 1 1 7】主制御基板から払出制御基板へ送信される各種コマンドの一例を示すテーブルである。

【図 1 1 8】主制御基板から周辺制御基板へ送信される各種コマンドの一例を示すテーブルである。

20

【図 1 1 9】図 1 1 8 の主制御基板から周辺制御基板へ送信される各種コマンドのつづきを示すテーブルである。

【図 1 2 0】主制御基板が受信する払出制御基板からの各種コマンドの一例を示すテーブルである。

【図 1 2 1】主制御側電源投入時処理の一例を示すフローチャートである。

【図 1 2 2】図 1 2 1 の主制御側電源投入時処理のつづきを示すフローチャートである。

【図 1 2 3】主制御側タイマ割り込み処理の一例を示すフローチャートである。

【図 1 2 4】払出制御部電源投入時処理の一例を示すフローチャートである。

【図 1 2 5】図 1 2 4 の払出制御部電源投入時処理のつづきを示すフローチャートである。

30

【図 1 2 6】図 1 2 5 に続いて払出制御部電源投入時処理のつづきを示すフローチャートである。

【図 1 2 7】払出制御部タイマ割り込み処理の一例を示すフローチャートである。

【図 1 2 8】球抜きスイッチ操作判定処理の一例を示すフローチャートである。

【図 1 2 9】回転角スイッチ履歴作成処理の一例を示すフローチャートである。

【図 1 3 0】スプロケット定位置判定スキップ処理の一例を示すフローチャートである。

【図 1 3 1】球がみ判定処理の一例を示すフローチャートである。

【図 1 3 2】賞球用賞球ストック数加算処理の一例を示すフローチャートである。

【図 1 3 3】貸球用賞球ストック数加算処理の一例を示すフローチャートである。

【図 1 3 4】ストック監視処理の一例を示すフローチャートである。

40

【図 1 3 5】払出球抜き判定設定処理の一例を示すフローチャートである。

【図 1 3 6】払出設定処理の一例を示すフローチャートである。

【図 1 3 7】球抜き設定処理の一例を示すフローチャートである。

【図 1 3 8】球がみ動作設定処理の一例を示すフローチャートである。

【図 1 3 9】リトライ動作監視処理の一例を示すフローチャートである。

【図 1 4 0】不整合カウンタリセット判定処理の一例を示すフローチャートである。

【図 1 4 1】エラー解除スイッチ操作判定処理の一例を示すフローチャートである。

【図 1 4 2】球貸しによる払出動作時の信号処理（ア）、C Rユニットからの入力信号確認処理（イ）を示すタイミングチャートである。

【図 1 4 3】周辺制御部電源投入時処理の一例を示すフローチャートである。

50

【図 1 4 4】周辺制御部 V ブランク割り込み処理の一例を示すフローチャートである。

【図 1 4 5】周辺制御部 1 m s タイマ割り込み処理の一例を示すフローチャートである。

【図 1 4 6】周辺制御部コマンド受信割り込み処理の一例を示すフローチャートである。

【図 1 4 7】周辺制御部停電予告信号割り込み処理の一例を示すフローチャートである。

【図 1 4 8】回転検出スイッチ履歴作成処理の一例を示すフローチャートである。

【図 1 4 9】回転操作ユニットにおけるダイヤル操作部の時計方向の回転に伴う従動ギアの回転検出片と一对の回転検出スイッチとの位置関係を示す説明図である。

【図 1 5 0】回転操作ユニットにおけるダイヤル操作部の反時計方向の回転に伴う従動ギアの回転検出片と一对の回転検出スイッチとの位置関係を示す説明図である。

【図 1 5 1】( A ) は回転操作ユニットにおけるダイヤル操作部の時計方向の回転に伴う一对の回転検出スイッチの ON / OFF を示す一覧表図であり、( B ) はダイヤル操作部の反時計方向の回転に伴う一对の回転検出スイッチの ON / OFF を示す一覧表図である。

【図 1 5 2】初期値更新型のカウンタの動きを示す説明図 ( 最大値側に寄った範囲 ) である。

【図 1 5 3】初期値更新型のカウンタの動きを示す説明図 ( 最小値側に寄った範囲 ) である。

【図 1 5 4】大当り遊技状態が発生したときの一例を示す図である。

【図 1 5 5】図 1 5 4 の大当り遊技状態が発生したときの続きの一例を示す図である。

【発明を実施するための形態】

【 0 0 1 5 】

[ 1 . パチンコ遊技機の全体構造 ]

以下、図面を参照して本発明の好適な実施形態について、図面を参照して説明する。まず、図 1 乃至図 7 を参照して実施形態に係るパチンコ遊技機の全体について説明する。図 1 は、実施形態に係るパチンコ遊技機の外枠に対して本体枠を開放し、本体枠に対して扉枠を開放した状態を示す斜視図である。図 2 は、パチンコ遊技機の正面図であり、図 3 は、パチンコ遊技機の右側面図である。また、図 4 は、パチンコ遊技機の平面図であり、図 5 は、パチンコ遊技機の背面図である。更に、図 6 は、パチンコ遊技機を構成する外枠、本体枠、遊技盤、扉枠の後方から見た分解斜視図であり、図 7 は、パチンコ遊技機を構成する外枠、本体枠、遊技盤、扉枠の前方から見た分解斜視図である。

【 0 0 1 6 】

図 1 乃至図 7 において、本実施形態に係るパチンコ遊技機 1 は、遊技ホールの島設備 ( 図示しない ) に設置される外枠 2 と、外枠 2 に開閉自在に軸支され前側が開放された箱状の本体枠 3 と、本体枠 3 に前側から装着固定され遊技媒体としての遊技球が打ち込まれる遊技領域 1 1 0 0 を有した遊技盤 4 と、本体枠 3 及び遊技盤 4 の前面を遊技者側から閉鎖するように本体枠 3 に対して開閉自在に軸支された扉枠 5 とを備えている。このパチンコ遊技機 1 の扉枠 5 には、遊技盤 4 の遊技領域 1 1 0 0 が遊技者側から視認可能となるように形成された遊技窓 1 0 1 と、遊技窓 1 0 1 の下方に配置され遊技球を貯留する皿状の上皿 3 0 1 及び下皿 3 0 2 と、上皿 3 0 1 に貯留された遊技球を遊技盤 4 の遊技領域 1 1 0 0 内へ打ち込むために遊技者が操作するハンドル装置 5 0 0 と、を備えている。

【 0 0 1 7 】

パチンコ遊技機 1 は、図示するように、正面視において、外枠 2、本体枠 3、及び扉枠 5 がそれぞれ上下方向へ延びた縦長の矩形状に形成されており、それぞれの左右方向の横幅が略同じ寸法とされていると共に、上下方向の縦幅の寸法が、外枠 2 に対して本体枠 3 及び扉枠 5 の寸法が若干短く形成されている。そして、本体枠 3 及び扉枠 5 よりも下側の位置において、外枠 2 の前面に装飾カバー 2 3 が取付けられており、扉枠 5 及び装飾カバー 2 3 によって外枠 2 の前面が完全に閉鎖されるようになっている。また、外枠 2、本体枠 3、及び扉枠 5 は、上端が略揃うようにそれぞれが配置されると共に、外枠 2 の左端前側の位置で本体枠 3 及び扉枠 5 が回転可能に軸支されており、外枠 2 に対して本体枠 3 及び扉枠 5 の右端が前側へ移動することで開状態となるようになっている。



## 【 0 0 1 8 】

このパチンコ遊技機 1 は、正面視において、略円形状の遊技窓 1 0 1 を介して遊技球が打ち込まれる遊技領域 1 1 0 0 が望むようになっており、その遊技窓 1 0 1 の下側に前方へ突出するように二つの上皿 3 0 1 及び下皿 3 0 2 が上下に配置されている。また、扉枠 5 の前面右下隅部には、遊技者が操作するためのハンドル装置 5 0 0 が配置されており、上皿 3 0 1 内に遊技球が貯留されている状態で遊技者がハンドル装置 5 0 0 を回転操作すると、その回転角度に応じた打球強さで上皿 3 0 1 内の遊技球が遊技盤 4 の遊技領域 1 1 0 0 内へ打ち込まれて、遊技をすることができるようになっている。

## 【 0 0 1 9 】

なお、詳細は後述するが、扉枠 5 の遊技窓 1 0 1 は、透明なガラスユニット 5 9 0 によって閉鎖されており、遊技者から遊技領域 1 1 0 0 内を視認することができるものの、遊技者が遊技領域 1 1 0 0 内へ手等を挿入して遊技領域 1 1 0 0 内の遊技球や障害釘、各種入賞口や役物等に触ることができないようになっている。また、本体枠 3 の後側には、各種の制御基板が備えられていると共に、遊技盤 4 の後方を覆うように閉鎖するかパー体 1 2 5 0 備えられている。

## 【 0 0 2 0 】

## [ 2 . 外 枠 ]

外枠 2 について、主として図 8 乃至図 1 6 を参照して説明する。図 8 は外枠の正面斜視図であり、図 9 は外枠の正面から見た分解斜視図であり、図 1 0 は外枠の正面図である。また、図 1 1 は外枠の背面斜視図であり、図 1 2 は外枠の右側面図である。更に、図 1 3 は、本体枠の上軸支金具と外枠の上支持金具との脱着構造を説明するための斜視図である。また、図 1 4 ( A ) は外枠の上支持金具の裏面に設けられるロック部材の取付状態を示す分解斜視図であり、( B ) は ( A ) の図を下方から見た斜視図である。図 1 5 は、軸支ピンとロック部材との関係を説明するための上支持金具部分の裏面図である。更に、図 1 6 は、ロック部材の作用を説明するための上支持金具部分の裏面図である。

## 【 0 0 2 1 】

図 8 及び図 9 に示すように、本実施形態のパチンコ遊技機 1 における外枠 2 は、横方向へ延びる上下の上枠板 1 0 及び下枠板 1 1 と、縦（上下）方向へ延びる左右の側枠板 1 2 , 1 3 と、それぞれの枠板 1 0 , 1 1 , 1 2 , 1 3 の端部を連結する四つの連結部材 1 4 と、を備えており、連結部材 1 4 で各枠板 1 0 , 1 1 , 1 2 , 1 3 同士を連結することで縦長の矩形状（方形状）に組立てられている。外枠 2 における上枠板 1 0 及び下枠板 1 1 は、所定厚さの無垢材（例えば、木材、合板、等）により形成されており、左右両端の前後方向の略中央に、上下に貫通し左右方向中央側へ窪んだ係合切欠部 1 5 が備えられている。なお、上枠板 1 0 における左側端部の上面及び前面には、その他の一般面よりも窪んだ取付段部 1 0 a が形成されており、この取付段部 1 0 a に後述する上支持金具 2 0 が取付けられるようになっている。

## 【 0 0 2 2 】

一方、側枠板 1 2 , 1 3 は、一定断面形状の軽量金属型材（例えば、アルミ合金）とされており、外側側面は略平坦面とされていると共に、内側側面は後端部に内側へ突出し上下方向（押出方向）に貫通する空洞を有した突出部 1 6 を備えており、強度剛性が高められている。なお、側枠板 1 2 , 1 3 の外側側面及び内側側面には、上下方向へ延びた複数の溝が形成されており、パチンコ遊技機 1 を遊技ホールのパチンコ島設備に設置する際に、作業者の指掛りとなってパチンコ遊技機 1 を保持し易くすることができるようになっており、外観の意匠性を高められるようになっている。なお、便宜上、側枠板 1 2 , 1 3 の側面に形成された複数の溝を省略して示した図面もある。

## 【 0 0 2 3 】

外枠 2 における連結部材 1 4 は、所定厚さの金属板をプレス成型等によって屈曲塑性変形させることで形成されたものであり、上枠板 1 0 又は下枠板 1 1 に固定され左右方向へ延びた板状の水平片 1 7 と、水平片 1 7 の外側端部から上下方向の一方側へ延び側枠板 1 2 , 1 3 に固定される板状の垂直片 1 8 と、垂直片 1 8 とは反対方向へ延び上枠板 1 0 又

10

20

30

40

50

は下枠板 11 の係合切欠部 15 内に挿入係合可能な板状の係合片 19 と、を有している。なお、本実施形態では、上枠板 10 と左側の側枠板 12 とを連結する連結部材 14 と、上枠板 10 と右側の側枠板 13 とを連結する連結部材 14 とは、それぞれ左右非対称の形状に形成されていると共に、垂直片 18 が前後に分かれて形成されている。一方、下枠板 11 と左側の側枠板 12 とを連結する連結部材 14 と、下枠板 11 と右側の側枠板 13 とを連結する連結部材 14 とは、それぞれ左右対称の形状に形成されている。

#### 【0024】

この連結部材 14 は、水平片 17 の上面及び下面が上枠板 10 及び下枠板 11 の下面及び上面と当接すると共に、係合片 19 が上枠板 10 及び下枠板 11 の係合切欠部 15 内に挿入係合された状態で、水平片 17 及び係合片 19 を貫通して所定のビスが上枠板 10 及び下枠板 11 にねじ込まれることで、上枠板 10 及び下枠板 11 に固定されるようになっている。また、上枠板 10 に固定された連結部材 14 は、その垂直片 18 が側枠板 12, 13 の上端内側側面に当接した状態で、側枠板 12, 13 を貫通して所定のビスが垂直片 18 へねじ込まれることで、上枠板 10 と側枠板 12, 13 とを連結することができるようになっている。なお、上枠板 10 に固定された連結部材 14 における後側の垂直片 18 は、側枠板 12, 13 の突出部 16 内に挿入された状態で、側枠板 12, 13 へ固定されるようになっている。更に、下枠板 11 に固定された連結部材 14 は、その垂直片 18 が側枠板 12, 13 の下端内側側面に当接した状態で、側枠板 12, 13 を貫通して所定のビスが垂直片 18 へねじ込まれることで、下枠板 11 と側枠板 12, 13 とを連結することができるようになっており、四つの連結部材 14 により、上枠板 10、下枠板 11、及び側枠板 12, 13 を枠状に組立てることができるようになっている。

#### 【0025】

外枠 2 は、上枠板 10 の左端上面に固定される上支持金具 20 と、上支持金具 20 と対向するように配置され左側の側枠板 12 における下部内側の所定位置に固定される下支持金具 21 と、下支持金具 21 の下面を支持するように配置され左右の側枠板 12, 13 を連結するように固定される補強金具 22 と、補強金具 22 の前面に固定される装飾カバー 23 と、を備えている。この上支持金具 20 及び下支持金具 21 は、本体枠 3 及び扉枠 5 を開閉可能に軸支するためのものである。

#### 【0026】

まず、上支持金具 20 は、上枠板 10 に固定される板状の固定片 20a と、固定片 20a の前端から上枠板 10 の前端よりも前方へ突出する支持突出片 20b と、支持突出片 20b における前端付近の右側端から先端中央部へ向かって屈曲するように切欠かれて形成された支持鉤穴 20c と、固定片 20a 及び支持突出片 20b の左端から下方へ垂下し左側の側枠板 12 における外側側面と当接する板状の垂下固定片 20d (図 14 (A) を参照) と、垂下固定片 20d と連続し支持突出片 20b の外側縁に沿って垂下する垂下壁 20e (図 14 を参照) と、垂下壁 20e と連続し支持鉤穴 20c の入口端部で内側へ向って傾斜した停止垂下部 20f (図 15 を参照) と、を備えている。この上支持金具 20 における支持鉤穴 20c には、後述する本体枠 3 における上軸支金具 630 の軸支ピン 633 (図 57 を参照) が着脱自在に係合されるようになっている。また、上支持金具 20 は、固定片 20a と垂下固定片 20d とによって、上枠板 10 と左側の側枠板 12 とを連結することができるようになっている。

#### 【0027】

この上支持金具 20 は、支持突出片 20b の外側縁から垂下する垂下壁 20e によって、支持突出片 20b の強度が高められていると共に、詳細は後述するが、正面から見た時に支持突出片 20b の裏面に配置されるロック部材 27 が遊技者側から視認できないように隠蔽することができ、外観の見栄えを良くすることができるようになっている。また、支持突出片 20b に形成された支持鉤穴 20c は、垂下壁 20e が形成されない反対側 (右側) の側方から先端中央部に向かって傾斜状となるようにく字状に屈曲した形状とされていると共に、支持鉤穴 20c の傾斜状穴部の幅寸法は、軸支ピン 633 の直径よりもやや大きな寸法とされている。

10

20

30

40

50

## 【 0 0 2 8 】

一方、下支持金具 2 1 は、補強金具 2 2 上に載置固定される水平固定片 2 1 a と、水平固定片 2 1 a の左端から上方へ立上がり左側の側枠板 1 2 の内側側面に固定される垂直固定片 2 1 b と、水平固定片 2 1 a の前端から上枠板 1 0 及び下枠板 1 1 よりも前方へ突出する板状の支持突出片 2 1 c と、支持突出片 2 1 c の前端付近から上向きに突設されたピン状の支持突起 2 1 d と、を備えている。この下支持金具 2 1 における支持突起 2 1 d には、後述する本体枠 3 の本体枠軸支金具 6 4 4 ( 図 5 9 等を参照 ) に形成された本体枠軸支が挿入されるようになっており、下支持金具 2 1 の支持突起 2 1 d を、本体枠 3 における本体枠軸支金具 6 4 4 の支持穴に挿入した後に、本体枠 3 の上軸支金具 6 3 0 の軸支ピン 6 3 3 を支持鉤穴 2 0 c に係止することにより簡単に本体枠 3 を開閉自在に軸支することができるようになっている。

10

## 【 0 0 2 9 】

また、外枠 2 は、図示するように、右側の側枠板 1 3 の内側に、上下方向に所定距離離反して配置される二つの閉鎖板 2 4 , 2 5 が取付固定されている。これら閉鎖板 2 4 , 2 5 は、平面視で略 L 字状に形成されており、下側に配置される閉鎖板 2 5 には、前後方向に貫通する矩形状の開口 2 5 a を有している ( 図 9 を参照 ) 。この閉鎖板 2 4 , 2 5 は、外枠 2 に対して本体枠 3 を閉じる際に、本体枠 3 の開放側辺に沿って取付けられる錠装置 1 0 0 0 のフック部 1 0 5 4 , 1 0 6 5 ( 図 8 2 を参照 ) と係合するものであり、詳細は後述するが、錠装置 1 0 0 0 のシリンダ錠 1 0 1 0 に鍵を差し込んで一方に回転することにより、フック部 1 0 5 4 , 1 0 6 5 と閉鎖板 2 4 , 2 5 との係合が外れて本体枠 3 を外

20

## 【 0 0 3 0 】

更に、外枠 2 は、補強金具 2 2 の右端上面に固定される案内板 2 6 を更に備えている。この案内板 2 6 は、外枠 2 に対して本体枠 3 を閉止する際に、本体枠 3 をスムーズに案内するためのものであり、交換可能に装着固定されている。

## 【 0 0 3 1 】

また、外枠 2 は、図 1 4 等に示すように、上支持金具 2 0 における支持突出片 2 0 b の裏面に支持されたロック部材 2 7 を更に備えており、リベット 2 8 によって支持突出片 2 0 b に対して回転可能に軸支されている。このロック部材 2 7 は、合成樹脂により形成されており、リベット 2 8 により軸支される位置から前方へ突出するストッパ部 2 7 a と、リベット 2 8 により軸支される位置から右方向へストッパ部 2 7 a よりも短く突出する操作部 2 7 b と、操作部 2 7 b に対してリベット 2 8 により軸支される位置とは反対側から突出する弾性片 2 7 c と、ストッパ部 2 7 a の先端に前方側へ膨出するように形成された円弧状の先端面 2 7 d と、を備えている。このロック部材 2 7 は、図示するように、ストッパ部 2 7 a と操作部 2 7 b とで、略 L 字状に形成されている。また、ロック部材 2 7 の弾性片 2 7 c は、ストッパ部 2 7 a や操作部 2 7 b よりも狭い幅に形成されていると共に、ストッパ部 2 7 a から左方へ遠ざかるに従って前方へ延びだすように形成されている。

30

## 【 0 0 3 2 】

このロック部材 2 7 は、図 1 4 ( B ) や図 1 5 に示すように、上支持金具 2 0 の支持突出片 2 0 b に支持した状態 ( 通常の状態 ) では、弾性片 2 7 c の先端当接部が垂下壁 2 0 e の内側面と当接しており、ストッパ部 2 7 a が支持鉤穴 2 0 c の傾斜状穴部を閉塞するようになっていると共に、ストッパ部 2 7 a の先端部分が、支持鉤穴 2 0 c の傾斜状穴部の先端空間部分を閉塞した状態とはならず、支持鉤穴 2 0 c の先端空間部分に本体枠 3 の上軸支金具 6 3 0 の軸支ピン 6 3 3 を挿入可能な空間が形成された状態となっている。

40

## 【 0 0 3 3 】

上支持金具 2 0 とロック部材 2 7 とを用いた軸支ピン 6 3 3 の支持機構は、軸支ピン 6 3 3 が支持鉤穴 2 0 c の傾斜状穴部の先端空間部分に挿入されてストッパ部 2 7 a の先端側方が入口端部の停止垂下部 2 0 f に対向している状態 ( この状態ではストッパ部 2 7 a の先端側方と停止垂下部 2 0 f との間に僅かな隙間があり当接した状態となっていない ) である通常の軸支状態においては、屈曲して形成される支持鉤穴 2 0 c の傾斜状穴部の先

50

端空間部分に位置する軸支ピン 6 3 3 とストッパ部 2 7 a の先端面 2 7 d とのそれぞれの中心が斜め方向にずれて対向した状態となっている。そして、この通常の軸支状態においては、重量のある本体枠 3 を軸支している軸支ピン 6 3 3 が支持鉤穴 2 0 c の先端部分に当接した状態となっているので、軸支ピン 6 3 3 からストッパ部 2 7 a の先端面 2 7 d への負荷がほとんどかかっていないため、ロック部材 2 7 の弾性片 2 7 c に対し負荷がかかっていない状態となっている。なお、ストッパ部 2 7 a の先端に円弧状の先端面 2 7 d を備えているので、ロック部材 2 7 を回動させるために操作部 2 7 b を回動操作した時に、ロック部材 2 7 がスムーズに回動するようになっている。また、図示では、先端面 2 7 d の円弧中心が、リベット 2 8 の中心（ロック部材 2 7 の回転中心）とされている。

【0034】

したがって、軸支ピン 6 3 3 が支持鉤穴 2 0 c の傾斜状穴部の傾斜に沿って抜ける方向に作用力 F がかって円弧状の先端面 2 7 d に当接したとき、その作用力 F を、軸支ピン 6 3 3 と円弧状の先端面 2 7 d との当接部分に作用する分力 F 1（先端面 2 7 d の円弧の法線方向）と、軸支ピン 6 3 3 と支持鉤穴 2 0 c の傾斜状穴部の一侧内面との当接部分に作用する分力 F 2 と、に分けたときに、分力 F 1 の方向がリベット 2 8 の中心（ロック部材 2 7 の回転中心）を向くため、ロック部材 2 7 のストッパ部 2 7 a の先端部が支持突出片 2 0 b から外れる方向（図示の時計方向）に回転させるモーメントが働かず、軸支ピン 6 3 3 がロック部材 2 7 のストッパ部 2 7 a の先端部と支持鉤穴 2 0 c の傾斜状穴部の一侧内面との間に挟持された状態を保持する。このため、通常の軸支状態でもあるいは軸支ピン 6 3 3 の作用力がロック部材 2 7 にかかった状態でも、ロック部材 2 7 の弾性片 2 7 c に常時負荷がかからず、合成樹脂で一体形成される弾性片 2 7 c のクリープによる塑性変形を防止し、長期間に亘って軸支ピン 6 3 3 の支持鉤穴 2 0 c からの脱落を防止することができる。なお、仮に無理な力がかかってロック部材 2 7 のストッパ部 2 7 a の先端部が支持突出片 2 0 b から外れる方向（図示の時計方向）に回転させられても、ストッパ部 2 7 a の先端部の一侧方が停止垂下部 2 0 f に当接してそれ以上外れる方向に回転しないので、ロック部材 2 7 が支持突出片 2 0 b の外側にはみ出ないようになっている。

【0035】

なお、ストッパ部 2 7 a の先端面 2 7 d の形状は円弧状でなくても、上記した分力 F 1 の作用により回転モーメントが生じない位置又はロック部材 2 7 をその先端部が支持突出片 2 0 b の外側に向って回転させる回転モーメントが生ずる位置にロック部材 2 7 の回転中心（リベット 2 8 により固定される軸）を位置させることにより、常時ロック部材 2 7 の弾性片 2 7 c に対しても負荷がかかることはないし、ロック部材 2 7 が回転してもストッパ部 2 7 a の先端一侧方が停止垂下部 2 0 f に当接するだけであるため、ロック部材 2 7 が支持突出片 2 0 b の外側にはみ出ることもないという点を本出願人は確認している。

【0036】

ロック部材 2 7 の作用について図 1 6 を参照して具体的に説明する。外枠 2 に本体枠 3 を開閉自在に軸支する前提として、本体枠 3 の本体枠軸支金具 6 4 4（図 5 7 を参照）に形成される本体枠軸支穴（図示しない）に下支持金具 2 1 の支持突起 2 1 d が挿通されていることが必要である。そのような前提において、図 1 6（A）に示すように、本体枠 3 の上軸支金具 6 3 0 の軸支ピン 6 3 3 をロック部材 2 7 のストッパ部 2 7 a の側面に当接させて押し込むことにより、図 1 6（B）に示すように、ロック部材 2 7 が弾性片 2 7 c を変形させながら反時計方向に回動させるので、軸支ピン 6 3 3 を支持鉤穴 2 0 c に挿入することができる。そして、軸支ピン 6 3 3 が支持鉤穴 2 0 c の傾斜状穴部の先端空間部分に到達すると、図 1 6（C）に示すように、軸支ピン 6 3 3 とストッパ部 2 7 a の先端側面とが当接しなくなるためロック部材 2 7 が弾性片 2 7 c の弾性力に付勢されて時計方向に回動し、ロック部材 2 7 のストッパ部 2 7 a が再度通常の状態に戻って支持鉤穴 2 0 c の入口部分を閉塞すると同時に、ストッパ部 2 7 a の先端部分が軸支ピン 6 3 3 と対向して軸支ピン 6 3 3 が支持鉤穴 2 0 c から抜け落ちないようにしている。

【0037】

そして、この状態は、図 1 6（D）に示すように、本体枠 3 が完全に閉じられた状態で

もあるいは本体枠 3 の通常の開閉動作中も保持される。次いで、軸支ピン 6 3 3 を支持鉤穴 2 0 c から取外すためには、図 1 6 ( E ) に示すように、指を支持突出片 2 0 b の裏面に差し入れてロック部材 2 7 の操作部 2 7 b を反時計方向に回転することにより、ロック部材 2 7 が弾性片 2 7 c の弾性力に抗して回転し、ストッパ部 2 7 a の先端部分が支持鉤穴 2 0 c から退避した状態となるため、軸支ピン 6 3 3 を支持鉤穴 2 0 c から取り出すことができる。その後、本体枠 3 を持ち上げて、本体枠軸支金具 6 4 4 に形成される本体枠軸支穴と下支持金具 2 1 の支持突起 2 1 d との係合を解除することにより、本体枠 3 を外枠 2 から取外すことができるようになっている。

#### 【 0 0 3 8 】

上述したように、外枠 2 は、外枠 2 の外郭を構成する上枠板 1 0 と下枠板 1 1 とを従来と同じく木製とすると共に、側枠板 1 2 , 1 3 を軽量金属（例えば、アルミ合金）の押出型材としているので、パチンコ遊技機 1 を遊技場に列設されるパチンコ島設備に設置する場合に、島の垂直面に対し所定の角度をつけて固定する作業を行う必要があるが、そのような作業は上枠板 1 0 及び下枠板 1 1 と島とに釘を打ち付けて行われるため、釘を打ち易くすることができ、既存のパチンコ島設備にパチンコ遊技機 1 を問題なく設置することができるようになっている。また、側枠板 1 2 , 1 3 を軽量金属（例えば、アルミ合金）の押出型材としているので、従来の木製の外枠と比較して強度を維持しつつ肉厚を薄く形成することが可能となり、側枠板 1 2 , 1 3 の内側に隣接する本体枠 3 の周壁部 6 0 5 ( 図 5 7 等を参照 ) の正面から見たときの左右幅を広くすることができ、左右方向の寸法の大きな遊技盤 4 を本体枠 3 に装着することができると同時に、遊技盤 4 の遊技領域 1 1 0 0 を大きく形成することができるようになっている。

#### 【 0 0 3 9 】

また、外枠 2 の外郭を構成する上枠板 1 0 、下枠板 1 1 、及び側枠板 1 2 , 1 3 を連結部材 1 4 で連結するようにしており、連結部材 1 4 が側枠板 1 2 , 1 3 の内面に密着して止着されると共に連結部材 1 4 と上枠板 1 0 及び下枠板 1 1 が係合した状態で止着されるので、外枠 2 の組付け強度を高くすることができ、頑丈な方形状の枠組みとすることができるようになっている。また、連結部材 1 4 によって上枠板 1 0 、下枠板 1 1 、及び側枠板 1 2 , 1 3 を連結した後、上支持金具 2 0 を所定の位置に取付けたときに、図 1 0 に示すように、各枠板 1 0 , 1 1 , 1 2 , 1 3 の外側面（外周面）から外側に突出する部材が存在しないので、パチンコ遊技機 1 を図示しない遊技ホールのパチンコ島設備に設置する際に、隣接する装置（例えば、隣接する球貸機や C R ユニット）と密着して取付けることができるようになっている。

#### 【 0 0 4 0 】

#### [ 3 . 扉枠の全体構成 ]

次に、上記した本体枠 3 の前面側に開閉自在に設けられる扉枠 5 について、図 1 7 乃至図 2 3 を参照して説明する。図 1 7 は扉枠の正面図であり、図 1 8 は扉枠の背面図であり、図 1 9 は扉枠を右前方から見た斜視図である。また、図 2 0 は扉枠を左前方から見た斜視図であり、図 2 1 は扉枠の右後方から見た斜視図である。更に、図 2 2 は扉枠を正面から見た分解斜視図であり、図 2 3 は扉枠を背面から見た分解斜視図である。

#### 【 0 0 4 1 】

本実施形態のパチンコ遊技機 1 における扉枠 5 は、図示するように、外形が縦長の矩形状に形成され内周形状がやや縦長の円形状（楕円形状）とされた遊技窓 1 0 1 を有する扉枠ベースユニット 1 0 0 と、扉枠ベースユニット 1 0 0 の前面で遊技窓 1 0 1 の右外周に取付けられる右サイド装飾ユニット 2 0 0 と、右サイド装飾ユニット 2 0 0 と対向し扉枠ベースユニット 1 0 0 の前面で遊技窓 1 0 1 の左外周に取付けられる左サイド装飾ユニット 2 4 0 と、扉枠ベースユニット 1 0 0 の前面で遊技窓 1 0 1 の上部外周に取付けられる上部装飾ユニット 2 8 0 と、右サイド装飾ユニット 2 0 0 及び左サイド装飾ユニット 2 4 0 の下端下側に配置され扉枠ベースユニット 1 0 0 の前面に取付けられる一対のサイドスピーカカバー 2 9 0 と、を備えている。

#### 【 0 0 4 2 】

また、扉枠 5 は、扉枠ベースユニット 100 の前面で遊技窓 101 の下部に取付けられる皿ユニット 300 と、皿ユニット 300 の上部中央に取付けられる操作ユニット 400 と、皿ユニット 300 を貫通して扉枠ベースユニット 100 の右下隅部に取付けられ遊技球の打込操作をするためのハンドル装置 500 と、扉枠ベースユニット 100 を挟んで皿ユニット 300 の後側に配置され扉枠ベースユニット 100 の後面に取付けられるファールカバーユニット 540 と、ファールカバーユニット 540 の右側で扉枠ベースユニット 100 の後面に取付けられる球送ユニット 580 と、扉枠ベースユニット 100 の後側に遊技窓 101 を閉鎖するように取付けられるガラスユニット 590 と、を備えている。

#### 【0043】

##### [ 3 - 1 . 扉枠ベースユニット ]

続いて、扉枠 5 における扉枠ベースユニット 100 について、主に図 24 乃至図 26 を参照して説明する。図 24 ( A ) は扉枠における扉枠ベースユニットの正面斜視図であり、( B ) は扉枠における扉枠ベースユニットの背面斜視図である。また、図 25 は扉枠ベースユニットを分解して前から見た分解斜視図であり、図 26 は扉枠ベースユニットを分解して後ろから見た分解斜視図である。

#### 【0044】

扉枠ベースユニット 100 は、図示するように、外形が縦長の矩形状に形成されると共に、前後方向に貫通し内周が縦長の略楕円形状に形成された遊技窓 101 を有する扉枠ベース本体 110 と、扉枠ベース本体 110 の前面で遊技窓 101 の上部中央に取付けられ上部装飾ユニットを固定するための上部ブラケット 120 と、扉枠ベース本体 110 の前面で遊技窓 101 の下端左右両外側に取付けられる一対のサイドスピーカ 130 と、扉枠ベース本体 110 の前面で正面視右下隅部に取付けられハンドル装置 500 を支持するためのハンドルブラケット 140 と、を備えている。

#### 【0045】

また、扉枠ベースユニット 100 は、扉枠ベース本体 110 の後側に固定される金属製で枠状の補強ユニット 150 と、扉枠ベース本体 110 の後面で遊技窓 101 の下部を被覆するように取付けられる防犯カバー 180 と、扉枠ベース本体 110 の後面で遊技窓 101 の外周の所定位置に回動可能に取付けられるガラスユニット係止部材 190 と、背面視で左右方向の中央より左側（開放側）に配置され遊技窓 101 の下端に沿って扉枠ベース本体 110 の後面に取付けられる発射カバー 191 と、発射カバー 191 の下側で扉枠ベース本体 110 の後面に取付けられハンドル装置 500 のポテンショメータ 512 と主制御基板 4100 との接続を中継するハンドル中継端子板 192 と、ハンドル中継端子板 192 の後側を被覆するハンドル中継端子板カバー 193 と、左右方向の中央を挟んで発射カバー 191 やハンドル中継端子板 192 等とは反対側（背面視で左右方向中央よりも右側（軸支側））に配置され扉枠ベース本体の後面に取付けられる枠装飾駆動アンプ基板 194 と、枠装飾駆動アンプ基板 194 の後側を被覆する枠装飾駆動アンプ基板カバー 195 と、を備えている。

#### 【0046】

扉枠ベースユニット 100 は、合成樹脂からなる矩形状の扉枠ベース本体 110 の後側に、金属板金をリベット等で組立てた補強ユニット 150 が固定されることで、全体の剛性が高められていると共に、各装飾ユニット 200 , 240 , 280 や皿ユニット 300 等を十分に支持することができる強度を有している。

#### 【0047】

この扉枠ベースユニット 100 における枠装飾駆動アンプ基板 194 は、サイドスピーカ 130 や左右のサイド装飾ユニット 200 , 240 の上部スピーカ 222 , 262 と接続されると共に、後述する遊技盤 4 に備えられた周辺制御基板 4140 と接続されており、周辺制御基板 4140 から送られた音響信号を増幅して各スピーカ 130 へ出力する増幅回路を備えている。なお、具体的な図示は省略するが、本実施形態では、各装飾ユニット 200 , 240 , 280 及び皿ユニット 300 や操作ユニット 400 に備えられた各装飾基板 430 , 432、操作ユニット 400 に備えられたダイヤル駆動モータ 414、ス

10

20

30

40

50

イチ 4 3 2 a , 4 3 2 b , 4 3 2 c 、及びフルカラーLED 4 3 2 d 、ハンドル中継端子板 1 9 2 、皿ユニット 3 0 0 の貸球ユニット 3 6 0 等と、払出制御基板 4 1 1 0 や周辺制御基板 4 1 4 0 等とを接続する配線が、枠装飾駆動アンプ基板 1 9 4 の背面視で右側（軸支側）の位置に集約して束ねられた上で後方へ延出して本体枠 3 の主扉中継端子板 8 8 0 や周辺扉中継端子板 8 8 2 に接続されるようになっている。

#### 【0048】

扉枠ベースユニット 1 0 0 における扉枠ベース本体 1 1 0 は、図 2 5 及び図 2 6 等のように、合成樹脂によって縦長の額縁状に形成されており、前後方向に貫通し内形が縦長で略楕円形状の遊技窓 1 0 1 が全体的に上方へオフセットするような形態で形成されている。この遊技窓 1 0 1 は、図示するように、左右側及び上側の内周縁が連続した滑らかな曲線状に形成されているのに対して、下側の内周縁は左右へ延びた直線状に形成されている。また、扉枠ベース本体 1 1 0 における遊技窓 1 0 1 の下側の内周縁には、軸支側（正面視で左側）にファールカバーユニット 5 4 0 の第一球出口 5 4 4 a を挿通可能な方形形状の切欠部 1 0 1 a が形成されている。この扉枠ベース本体 1 1 0 は、遊技窓 1 0 1 によって形成される上辺、及び左右の側辺の幅が、後述する補強ユニット 1 5 0 の上側補強板金 1 5 1 、軸支側補強板金 1 5 2 、及び開放側補強板金 1 5 3 の幅と略同じ幅とされており、正面視における扉枠ベース本体の大きさに対して、遊技窓 1 0 1 が可及的に大きく形成されている。したがって、扉枠 5 の後側に配置される遊技盤 4 のより広い範囲を遊技者側から視認できるようになっており、従来のパチンコ遊技機よりも広い遊技領域 1 1 0 0 を容易に形成することができるようになっている。

#### 【0049】

この扉枠ベース本体 1 1 0 は、遊技窓 1 0 1 の他に、遊技窓 1 0 1 の下辺の左右両外側に配置されサイドスピーカ 1 3 0 を取付固定するためのスピーカ取付部 1 1 1 と、球送ユニット 5 8 0 を取付固定するための球送ユニット取付凹部 1 1 2（図 2 6 を参照）と、球送ユニット取付凹部 1 1 2 の所定位置で前後方向に貫通し皿ユニット 3 0 0 の上皿 3 0 1 に貯留された遊技球を球送ユニット 5 8 0 へ供給するための球送開口 1 1 3 と、正面視で右下隅部に配置され前方へ膨出した前面の右側（開放側）端が後退するように斜めに傾斜しハンドルブラケット 1 4 0 を取付けるためのハンドル取付部 1 1 4 と、ハンドル取付部 1 1 4 の所定位置で前後方向へ貫通しハンドル装置 5 0 0 からの配線が通過可能な配線通過口 1 1 5 と、ハンドル取付部 1 1 4 の上側で前方へ向かって短く延びた筒状に形成され後述するシリンダ錠 1 0 1 0 が挿通可能な錠穴 1 1 6 と、を備えている。

#### 【0050】

また、扉枠ベース本体 1 1 0 は、図 2 6 に示すように、球送ユニット取付凹部 1 1 2 に下側にハンドル中継端子板 1 9 2 を取付けるための中継基板取付部 1 1 7 と、背面視で扉枠ベース本体 1 1 0 の下部右側（軸支側）に配置され枠装飾駆動アンプ基板 1 9 4 を取付けるための基板取付部 1 1 8 と、遊技窓 1 0 1 の下端の背面視左側（開放側）でスピーカ取付部 1 1 1 よりも中央寄りの配置から後方へ突出し防犯カバー 1 8 0 の装着弾性片 1 8 5 を装着するための防犯カバー装着部 1 1 9 と、扉枠ベース本体 1 1 0 は、その後側に、遊技窓 1 0 1 の内周に略沿って前側へ凹みガラスユニット 5 9 0 の前面外周縁が当接可能なガラスユニット支持段部 1 1 0 a と、遊技窓 1 0 1 の外周の所定位置から後方へ突出しガラスユニット係止部材 1 9 0 を回動可能に支持するための四つの係止部材取付部 1 1 0 b と、を更に備えている。

#### 【0051】

更に、扉枠ベース本体 1 1 0 の後側には、その下辺から後方へ所定量突出する扉枠突片 1 1 0 c を備えており、この扉枠突片 1 1 0 c は、後述する本体枠 3 の係合溝 6 0 3 内に挿入されるようになっている。これにより、扉枠 5 が本体枠 3 に対して位置決め係止することができると共に、扉枠 5 と本体枠 3 との下辺の隙間からピアノ線等の不正な工具をパチンコ遊技機 1 内に挿入しようとしても、係合溝 6 0 3 と係合した扉枠突片 1 1 0 c によって工具の侵入を阻止することができ、パチンコ遊技機 1 の防犯機能が高められている。また、扉枠ベース本体 1 1 0 の後側には、背面視で錠穴 1 1 6 よりもやや右下の位置から

後方へ突出し本体枠 3 の嵌合溝 6 1 2 と嵌合する位置決め突起 1 1 0 d を、備えており、この位置決め突起 1 1 0 d が嵌合溝 6 1 2 と嵌合することで、扉枠 5 と本体枠 3 とが正しい位置に位置決めされるようになっている

【0052】

また、扉枠ベース本体 1 1 0 は、図 2 5 に示すように、その前面に、装飾ユニット 2 0 0 , 2 4 0 , 2 8 0 や皿ユニット 3 0 0 等を固定するための前方へ突出した複数の取付ボス 1 1 0 e が備えられていると共に、上部ブラケット 1 2 0 、サイドスピーカ 1 3 0 、ハンドルブラケット 1 4 0 等を取付けるための取付穴が適宜位置に多数形成されている。

【0053】

また、扉枠ベース本体 1 1 0 には、球送ユニット取付凹部 1 1 2 と基板取付部 1 1 8 との間で、後述する皿ユニット 3 0 0 の皿ユニットベース 3 1 0 における下皿球供給口 3 1 0 g 及びファールカバーユニット 5 4 0 の第二球出口 5 4 4 b と対応する位置に、前後方向に貫通する矩形状の球通過口 1 1 0 f を備えている。

【0054】

次に、扉枠ベースユニット 1 0 0 における上部ブラケット 1 2 0 は、扉枠ベース本体 1 1 0 の前面上部中央に固定されるものであり、詳細な図示は省略するが、扉枠ベースユニット 1 0 0 に取付けられた左右のサイド装飾ユニット 2 0 0 , 2 4 0 の間に形成される上部の隙間を隠蔽すると共に、左右両端がそれぞれサイド装飾ユニット 2 0 0 , 2 4 0 によって支持されるようになっている。また、上部ブラケット 1 2 0 は、その先端の一部が上部装飾ユニット 2 8 0 内へ挿入されるようになっており、扉枠 5 が組立てられた状態では、上部装飾ユニット 2 8 0 を上側から支持することができるようになっている。

【0055】

また、扉枠ベースユニット 1 0 0 における一对のサイドスピーカ 1 3 0 は、詳細な図示は省略するが、その中心軸の交点が正面視で遊技領域 1 1 0 0 の中央から前方へ所定距離（例えば、0 . 2 m ~ 1 . 5 m ）の位置となるように斜めに固定されており、パチンコ遊技機 1 の前に着座した遊技者に対して最も効率良く音が届くようになっている。また、このサイドスピーカ 1 3 0 は、主に中高音域の音を出力するようになっており、パチンコ遊技機 1 に対して、可及的に左右方向へ離反した位置に配置されており、左右のサイドスピーカ 1 3 0 から関連した異なる音を出力させることで、ステレオ感の高い音を出力することができるようになっている。

【0056】

更に、扉枠ベースユニット 1 0 0 におけるハンドルブラケット 1 4 0 は、図 2 5 及び図 2 6 等に示すように、前後方向へ延びた円筒状の筒部 1 4 1 と、筒部 1 4 1 の後端から筒部 1 4 1 の軸に対して直角方向外方へ延びた円環状のフランジ部 1 4 2 と、筒部 1 4 1 内に突出し筒部 1 4 1 の周方向に対して不等間隔に配置された複数（本実施形態では、3 つ）の突条 1 4 3 と、筒部 1 4 1 の外周面とフランジ部 1 4 2 の前面とを繋ぎ筒部 1 4 1 の周方向に対して複数配置された補強リブ 1 4 4 と、を備えている。このハンドルブラケット 1 4 0 は、フランジ部 1 4 2 の後面を、扉枠ベース本体 1 1 0 におけるハンドル取付部 1 1 4 の前面に当接させた状態で、所定のビスによってハンドル取付部 1 1 4 に取付けられるようになっており、図示は省略するが、ハンドル取付部 1 1 4 に取付けた状態で、筒部 1 4 1 の軸が配線通過口 1 1 5 と略一致するようになっている。

【0057】

このハンドルブラケット 1 4 0 は、筒部 1 4 1 内の上側に一つ、下側に二つの突条 1 4 3 が備えられており、これら突条 1 4 3 はハンドル装置 5 0 0 におけるハンドルベース 5 0 2 の円筒部の外周に形成された三つの溝部 5 0 2 a と対応する位置に配置形成されている。そして、ハンドルブラケット 1 4 0 の三つの突条 1 4 3 と、ハンドル装置 5 0 0 の三つの溝部 5 0 2 a とが一致した状態でのみ、筒部 1 4 1 内にハンドル装置 5 0 0 の円筒部を挿入させることができるようになっている。したがって、ハンドルブラケット 1 4 0 に挿入支持されたハンドル装置 5 0 0 のハンドルベース 5 0 2 は、ハンドルブラケット 1 4 0 に対して相対回転不能の状態に支持されるようになっている。



## 【 0 0 5 8 】

なお、このハンドルブラケット 1 4 0 は、斜めに傾斜したハンドル取付部 1 1 4 に取付けることで、筒部 1 4 1 の軸が正面視で前方へ向かうに従って右側（開放側）へ向かうように延びるように取付けられ、この状態でハンドルブラケット 1 4 0 に支持されたハンドル装置 5 0 0 の軸も、同様に斜めに傾いた状態となるようになっている。

## 【 0 0 5 9 】

続いて、扉枠ベースユニット 1 0 0 における補強ユニット 1 5 0 は、主に図 2 5 及び図 2 6 に示すように、扉枠ベース本体 1 1 0 の上辺部裏面に沿って取付けられる上側補強板金 1 5 1 と、扉枠ベース本体 1 1 0 の軸支側辺部裏面に沿って取付けられる軸支側補強板金 1 5 2 と、扉枠ベース本体 1 1 0 の開放側辺部裏面に沿って取付けられる開放側補強板金 1 5 3 と、扉枠ベース本体 1 1 0 の遊技窓 1 0 1 の下辺裏面に沿って取付けられる下側補強板金 1 5 4 と、を備えており、それらが相互にビスやリベット等で締着されて方形に形成されている。

10

## 【 0 0 6 0 】

この補強ユニット 1 5 0 は、図 2 5 に示すように、軸支側補強板金 1 5 2 の上下端部に、その上面に上下方向に摺動自在に設けられる軸ピン 1 5 5 を有する上軸支部 1 5 6 と、その下面に軸ピン 1 5 7（図 1 8 を参照）を有する下軸支部 1 5 8 と、を一体的に備えている。そして、上下の軸ピン 1 5 5、1 5 7 が本体枠 3 の軸支側上下に形成される上軸支金具 6 3 0 及び下軸支金具 6 4 0 に軸支されることにより、扉枠 5 が本体枠 3 に対して開閉自在に軸支されるようになっている。

20

## 【 0 0 6 1 】

また、補強ユニット 1 5 0 の下側補強板金 1 5 4 は、所定幅を有して扉枠ベース本体 1 1 0 の横幅寸法と略同じ長さ形成され、その長辺の両端縁のうち下方長辺端縁に前方へ向って折曲した下折曲突片 1 5 9 と（図 2 5 を参照）、上方長辺端縁の正面視右側（開放側）部に前方へ向って折曲した上折曲突片 1 6 0 と、上方長辺端縁の中央部分に後方へ折曲した上で垂直方向に延設された垂直折曲突片 1 6 1 と、を備えている。この下側補強板金 1 5 4 は、下折曲突片 1 5 9 や上折曲突片 1 6 0 等によって強度が高められている。また、この下側補強板金 1 5 4 の垂直折曲突片 1 6 1 は、後述するガラスユニット 5 9 0 のユニット枠 5 9 2 の下端に形成された係止片 5 9 2 b と係合係止するように形成されており、ガラスユニット 5 9 0 を扉枠 5 の裏面側に固定した時に、垂直折曲突片 1 6 1 がガラスユニット 5 9 0 におけるユニット枠 5 9 2 の係止片 5 9 2 b が係止されることで、ガラスユニット 5 9 0 の下端が左右方向及び後方へ移動するのを規制することができるようになっている。なお、下側補強板金 1 5 4 には、扉枠ベース本体 1 1 0 の切欠部 1 0 1 a と略対応した切欠部 1 6 2 が形成されている。

30

## 【 0 0 6 2 】

また、補強ユニット 1 5 0 の開放側補強板金 1 5 3 は、上側補強板金 1 5 1 と下側補強板金 1 5 4 との間の長辺の両側に、後方へ向かって屈曲された開放側外折曲突片 1 6 3 と、開放側内折曲突片 1 6 4 とを備えており、図示するように、開放側外折曲突片 1 6 3 よりも開放側内折曲突片 1 6 4 の方が後方へ長く延び出したように形成されている。また、開放側補強板金 1 5 3 の後側下部には、後述する錠装置 1 0 0 0 の扉枠用フック部 1 0 4 1 と当接するフックカバー 1 6 5 が備えられている。更に、軸支側補強板金 1 5 2 には、その長辺の外側端に後方へ延び出すと共に軸支側の外側に開口したコ字状の軸支側コ字状突片 1 6 6 を備えている。また、上側補強板金 1 5 1 は、その長辺の両側に後方へ向かって屈曲された屈曲突片 1 6 7 をそれぞれ備えている。

40

## 【 0 0 6 3 】

この補強ユニット 1 5 0 の軸支側補強板金 1 5 2 は、本体枠 3 に対して上軸支部 1 5 6 と下軸支部 1 5 8 の上下の二点でのみ取付支持されるようになっているので、軸支側の扉枠 5 と本体枠 3 との間にドライバーやパール等の不正な工具が差込まれると、軸支側補強板金 1 5 2 が変形して扉枠 5 と本体枠 3 との隙間が大きくなって不正行為を行い易くなる虞があるが、軸支側補強板金 1 5 2 では、軸支側コ字状突片 1 6 6 を備えているので、軸

50

支側補強板金 1 5 2 の強度がより高められており、軸支側補強板金 1 5 2 が曲がり難くなっている。また、軸支側補強板金 1 5 2 の軸支側コ字状突片 1 6 6 は、そのコ字内に後述する本体枠 3 における側面防犯板 9 5 0 における前端片 9 5 2 b が挿入されるようになっており、工具の挿入を阻止することができると共に、軸支側補強板金 1 5 2 のみが曲がるのを防止することができ、パチンコ遊技機 1 の防犯機能を高めることができるようになっている。

#### 【 0 0 6 4 】

次に、扉枠 5 における扉枠ベースユニット 1 0 0 の防犯カバー 1 8 0 について、主に図 2 5 及び図 2 6 を参照して説明する。この防犯カバー 1 8 0 は、上記したガラスユニット 5 9 0 の下部裏面を被覆して遊技盤 4 への不正具の侵入を防ぐ防犯機能が付与されたものであり、図示するように、透明な合成樹脂によって左右の補強板金 1 5 2 , 1 5 3 の間に配されるガラスユニット 5 9 0 の下方部を覆うような平板状に形成され、その上辺部に遊技盤 4 の内レール 1 1 1 2 の下方円弧面に略沿って円弧状に形成された当接凹部 1 8 1 と、当接凹部 1 8 1 の上端に沿って後方に向かって突出する防犯後突片 1 8 2 と、を備えている。また、防犯カバー 1 8 0 の左右両端には、その端部形状に沿って後方へ突出する防犯後端部突片 1 8 3 がそれぞれ備えられている。なお、背面視で右側（軸支側）の防犯後端部突片 1 8 3 は、反対側（開放側）の防犯後端部突片 1 8 3 よりも後方へ長く延びだした形態となっている。一方、防犯カバー 1 8 0 の前面には、防犯カバー 1 8 0 を取付けた状態でガラスユニット 5 9 0 におけるユニット枠 5 9 2 の下方形状に沿って突設する防犯前突片 1 8 4 と、防犯前突片 1 8 4 の外側で左右の下部端に前方へ突出する U 字状の装着弾性片 1 8 5 と、を備えている。

#### 【 0 0 6 5 】

この防犯カバー 1 8 0 は、正面視で右側（開放側）の装着弾性片 1 8 5 を扉枠ベースユニット 1 0 0 の防犯カバー装着部 1 1 9 に装着すると共に、反対側（軸支側）の装着弾性片 1 8 5 を皿ユニット 3 0 0 の防犯カバー装着部 3 6 4 に装着することで、扉枠 5 の裏面側に着脱自在に取付けられるようになっている。この防犯カバー 1 8 0 を、扉枠 5 に取付けた状態では、詳細な図示は省略するが、防犯前突片 1 8 4 がガラスユニット 5 9 0 のユニット枠 5 9 2 の下部外周と嵌合するようになっていると共に、ユニット枠 5 9 2 の下端部後面が垂直折曲突片 1 6 1 と当接するようになっている。また、後方へ突出した防犯後突片 1 8 2 は、扉枠 5 を閉じた時に、軸支側の半分が遊技盤 4 に固定された内レール 1 1 1 2 の下側面に挿入され、開放側の半分が前構成部材 1 1 1 0 における内レール 1 1 1 2 のレール防犯溝 1 1 1 8 に挿入された状態となるようになっている。これにより、遊技盤 4 の遊技領域 1 1 0 0 に不正な工具を侵入させようとしても、内レール 1 1 1 2 の下側に挿入された防犯後突片 1 8 2 によりその侵入を阻止することができるようになっている。

#### 【 0 0 6 6 】

なお、防犯カバー 1 8 0 は、その裏面によって、扉枠 5 を閉じた状態で外レール 1 1 1 1 と内レール 1 1 1 2 とで形成される打球の誘導通路の前面下方部分を覆うことができるようになっているので、誘導通路部分を飛送若しくは逆送する打球のガラス板 5 9 4 への衝突を防止することができるようになっている。

#### 【 0 0 6 7 】

続いて、扉枠ベースユニット 1 0 0 における四つのガラスユニット係止部材 1 9 0 は、扉枠ベース本体 1 1 0 から後方へ突出する係止部材取付部 1 1 0 b に対して回動可能に嵌合する嵌合部 1 9 0 a と、嵌合部 1 9 0 a の軸方向に対して直角方向へ延出しガラスユニット 5 9 0 の係止突片 4 5 1 f を係止する係止片 1 9 0 b と、を備えている。このガラスユニット係止部材 1 9 0 は、嵌合部 1 9 0 a に対して扉枠ベース本体 1 1 0 の係止部材取付部 1 1 0 b が貫通した状態で、係止部材取付部 1 1 0 b の先端に抜止め用のビスを固定することで、係止部材取付部 1 1 0 b に対して回転可能に軸支されるようになっている。

#### 【 0 0 6 8 】

このガラスユニット係止部材 1 9 0 の係止片 1 9 0 b は、詳細な図示は省略するが、後側に後方へ突出した突条を有しており、この突条がガラスユニット 5 9 0 の着脱時におい

て、回転操作する際の指掛けとなっている。なお、四つのガラスユニット係止部材 190 のうち、背面視で右下に取付けられるガラスユニット係止部材 190 の係止片 190 b には、突条が形成されておらず、後面が平坦面となっている。また、背面視で右下に取付けられるガラスユニット係止部材 190 には、嵌合部 190 a の軸方向に対して直角方向で係止片 190 b とは異なる方向へ延出する操作片 190 c を備えている。この操作片 190 c は、図 18 に示すように、防犯カバー 180 によって後側が被覆されるようになっているので、防犯カバー 180 を取付けた状態では、この操作片 190 c を操作することができないようになっており、ガラスユニット係止部材 190 を回転操作して安易にガラスユニット 590 が取外されるのを抑制することができるようになっている。

#### 【0069】

また、扉枠ベースユニット 100 における発射カバー 191 は、補強ユニット 150 における下側補強板金 154 の後側に固定されるようになっている。また、ハンドル中継端子板カバー 193 及び枠装飾駆動アンプ基板カバー 195 は、それぞれ扉枠ベース本体 110 の後側の所定位置に固定されるようになっている。なお、扉枠ベースユニット 100 に対して発射カバー 191、ハンドル中継端子板カバー 193、及び球送ユニット 580 を取付けた状態では、それらの後面が略同一面状となるようになっており、それらによって本体枠 3 に取付けられる打球発射装置 650 の前面を被覆することができるようになっている。

#### 【0070】

#### [3-2. 右サイド装飾ユニット]

続いて、扉枠 5 における右サイド装飾ユニット 200 について、主に図 27 乃至図 29 を参照して説明する。図 27 (A) は扉枠における右サイド装飾ユニットの正面斜視図であり、(B) は扉枠における右サイド装飾ユニットの背面斜視図である。また、図 28 は、右サイド装飾ユニットを分解して前から見た分解斜視図である。更に、図 29 は、右サイド装飾ユニットを分解して後から見た分解斜視図である。

#### 【0071】

本実施形態における扉枠 5 の右サイド装飾ユニット 200 は、図示するように、遊技窓 101 の前側外周のうち、正面視で下部を除く右側半分を装飾するものであり、内側が遊技窓 101 に沿って円弧状に形成されていると共に、外側が扉枠ベースユニット 100 の外周に沿って直線状に形成されている。この右サイド装飾ユニット 200 は、右サイド装飾ユニット 200 の骨格を形成するサイド装飾フレーム 202 と、サイド装飾フレーム 202 の上辺に沿って配置されるサイド上部装飾部材 204 と、サイド上部装飾部材 204 に対して後側から嵌合するサイド上部装飾レンズ 206 と、サイド装飾フレーム 202 及びサイド上部装飾部材 204 の上側を被覆すると共に、サイド上部装飾レンズ 206 を挟むようにサイド上部装飾部材 204 が前側に取付けられるサイド上部カバー 208 と、サイド上部カバー 208 の下部を支持すると共にサイド装飾フレーム 202 に対して後側から嵌合固定されるサイドレンズ 210 と、サイドレンズ 210 の裏側に嵌合されるサイドインナーレンズ 212 と、を備えている。

#### 【0072】

また、右サイド装飾ユニット 200 は、サイドインナーレンズ 212 の後側で上下方向の略中央から上側に配置され表面に複数の LED 214 a (フルカラー LED)、214 b (白色 LED) が実装された右サイド上装飾基板 214 と、下側でサイドインナーレンズ 212 の上下方向の略中央から下側に配置され表面に複数の LED 216 a (フルカラー LED)、216 b (白色 LED) が実装された右サイド下装飾基板 216 と、右サイド上装飾基板 214 の後側を覆い右サイド上装飾基板 214 を挟むようにサイドインナーレンズ 212 に取付けられる右サイド上装飾基板カバー 218 と、右サイド下装飾基板 216 の後側を覆い右サイド下装飾基板 216 を挟むようにサイドレンズ 210 及びサイド装飾フレーム 202 に取付けられる右サイド下装飾基板カバー 220 と、を備えている。

#### 【0073】

更に、右サイド装飾ユニット 200 は、サイド装飾フレーム 202 の正面視で左上部に

配置される右上部スピーカ２２２と、右上部スピーカ２２２を支持しサイド装飾フレーム２０２の後側上部に嵌合される上部スピーカブラケット２２４と、上部スピーカブラケット２２４とサイド装飾フレーム２０２との間に挟持される上部スピーカカバー２２６と、サイド上部カバー２０８における側面の所定位置に内側から取付けられるサイドサブレンズ２２８と、を備えている。サイドサブレンズ２２８の後側には、右サイド上装飾基板２１４のＬＥＤ２１４ｃが配置されており、ＬＥＤ２１４ｃによって発光装飾されるようになっている。

#### 【００７４】

この右サイド装飾ユニット２００は、サイド装飾フレーム２０２、サイド上部装飾部材２０４、右サイド上装飾基板カバー２１８、及び右サイド下装飾基板カバー２２０が不透光性の部材によって形成されており、サイド装飾フレーム２０２及びサイド上部装飾部材２０４の表面には所定色のメッキ層が形成されている。また、右サイド装飾ユニット２００のサイド上部装飾レンズ２０６、サイド上部カバー２０８、サイドレンズ２１０、サイドインナーレンズ２１２、上部スピーカカバー２２６、上部スピーカブラケット２２４、及びサイドサブレンズ２２８は、透光性の部材によって形成されており、サイド上部カバー２０８が略全体が乳白色に、サイド上部装飾レンズ２０６、サイドレンズ２１０、サイドインナーレンズ２１２、上部スピーカブラケット２２４、上部スピーカカバー２２６、及びサイドサブレンズ２２８が略透明とされている。

#### 【００７５】

なお、詳細な図示は省略するが、略透明に形成されたサイドレンズ２１０及び上部スピーカカバー２２６の裏面側と、サイドインナーレンズ２１２及び上部スピーカブラケット２２４の表面側は、多面体状に形成されており、光を乱屈折させることができるようになっている。そのため、サイドレンズ２１０及びサイドインナーレンズ２１２の後側に配置された右サイド上装飾基板２１４や右サイド下装飾基板２１６の表面（前面）に実装されたＬＥＤ２１４ａ，２１４ｂ，２１６ａ，２１６ｂ等が、遊技者側から明確に視認することができないようになっている。また、右サイド上装飾基板２１４や右サイド下装飾基板２１６の前面は、白色とされており、実装されたＬＥＤ２１４ａ，２１４ｂ，２１６ａ，２１６ｂ等の光によって右サイド装飾ユニット２００を効率良く発光装飾させることができるようになっていると共に、ＬＥＤ２１４ａ，２１４ｂ，２１６ａ，２１６ｂが非点灯時に各装飾基板２１４，２１６が目立たないようになっている。なお、右サイド上装飾基板２１４及び右サイド下装飾基板２１６は、それぞれ周辺制御基板４１４０と接続されており、周辺制御基板４１４０からの駆動信号（発光駆動信号）により各ＬＥＤ２１４ａ，２１４ｂ，２１４ｃ，２１６ａ，２１６ｂを適宜発光させて、右サイド装飾ユニット２００を発光装飾させることができるようになっている。

#### 【００７６】

右サイド装飾ユニット２００におけるサイド装飾フレーム２０２は、図示するように、全体が遊技窓１０１に略沿った円弧状に形成されており、具体的には、遊技窓１０１の外周に沿った円弧状の内側枠２０２ａと、内側枠２０２ａに対して外側へ離反した位置に配置され下端から上部にかけて扉枠５（扉枠ベースユニット１００）の側面外周に沿った直線状とされると共に続く上部が内側枠２０２ａの上端縁へ向かって湾曲するように円弧状に形成された外側枠２０２ｂと、外側枠２０２ｂと内側枠２０２ａの上端縁同士を連結する上端枠２０２ｃと、外側枠２０２ｂと内側枠２０２ａの下端縁同士を連結する下端枠２０２ｄと、内側枠２０２ａ及び外側枠２０２ｂの周方向に沿って複数箇所（本実施形態では、４箇所）に配置され内側枠２０２ａと外側枠２０２ｂとを連結すると共に所定幅のスリット２０２ｅを有した隔壁枠２０２ｆと、を備えている。

#### 【００７７】

このサイド装飾フレーム２０２の内側枠２０２ａは、前後方向に対して略同じ位置で遊技窓１０１の周方向へ略同じ幅で延びている。一方、外側枠２０２ｂは、扉枠５の側面に沿って延びる直線状の部位における後端が内側枠２０２ａの後端と略同じ位置で直線状に形成されているのに対して、前端は上下の両端が前方へ突出するような円弧状に形成され

10

20

30

40

50

ている。また、外側枠 202b の直線状に上下に延びた部位よりも上側の湾曲した円弧状の部位は、上端縁側が前方へ突出するように前後方向にも湾曲した円弧状に形成されている。また、サイド装飾フレーム 202 の隔壁枠 202f は、内側枠 202a と外側枠 202b との間の部位が最も前方へ突出するように前後方向に湾曲した形状とされている。この隔壁枠 202f は、扉枠 5 を組立てた状態で遊技窓 101 の中央下部付近から放射状に延びた放射線上に配置されている（図 17 等を参照）。

#### 【0078】

このサイド装飾フレーム 202 は、図示するように、複数の隔壁枠 202f によって内側枠 202a と外側枠 202b の間が周方向（長手方向）へ複数に分割された形態となっており、分割されたそれぞれの開口が発光装飾開口 202g とされ、後述するサイドレンズ 210 の周レンズ部 210a が後側から嵌め込まれるようになっている。また、隔壁枠 202f のスリット 202e には、後側からサイドレンズ 210 の放射レンズ部 210b が嵌め込まれるようになっている。更に、隔壁枠 202f によりスリット 202e と発光装飾開口 202g とを仕切ることができ、それぞれの発光態様を異ならせることができるようになっている。

#### 【0079】

右サイド装飾ユニット 200 のサイド上部装飾部材 204 は、図示するように、サイド装飾フレーム 202 における外側枠 202b の円弧状に延びた上部に略沿って一定高さで左右方向へ延びていると共に、後面が窪んだ状態に形成されており、前面には前後方向に貫通する複数の開口部 204a が形成されている。このサイド上部装飾部材 204 は、列設された開口部 204a に沿った上側に縄文状のレリーフが施されている。

#### 【0080】

一方、サイド上部装飾レンズ 206 は、サイド上部装飾部材 204 の窪んだ後面内に嵌合可能な形状とされていると共に、サイド上部装飾部材 204 の後側から開口部 204a を通ってその前端付近まで突出することが可能な複数の導光部 206a を備えている。この導光部 206a は、先端が多面体状に形成されており、サイド上部装飾部材 204 の開口部 204a に挿入嵌合させることで、開口部 204a に恰も宝石が嵌め込まれているように見せることができるようになっている。また、サイド上部装飾レンズ 206 の導光部 206a によって後側に配置された右サイド上装飾基板 214 からの光をサイド上部装飾部材 204 の開口部 204a から前方（遊技者側）へ放射させることができると共に、導光部 206a の先端を宝石として輝かせることができるようになっている。

#### 【0081】

右サイド装飾ユニット 200 のサイド上部カバー 208 は、その上面及び右側面（正面視で）が扉枠 5（扉枠ベースユニット 100）の外周と略沿った形状とされていると共に、下面（下端）がサイド上部装飾部材 204 と略沿った形状とされている。このサイド上部カバー 208 は、前面下部に、サイド上部装飾部材 204 を収容可能となるように、下方が開放されると共に後方へ窪んだ取付段部 208a が形成されており、取付段部 208a の後端面にサイド上部装飾部材 204 等を取付けるための取付ボスや取付穴等が形成されている。また、サイド上部カバー 208 の右側面には、上下に配置された二つの切欠部 208b が形成されており、この切欠部 208b を介して内部に取付けられるサイドサブレンズ 228 が表面側へ望むようになっている。サイド上部カバー 208 の切欠部 208b にサイドサブレンズ 228 が嵌め込まれることで、この部位のみ異なる態様で発光させることができるようになっている。

#### 【0082】

右サイド装飾ユニット 200 のサイドレンズ 210 は、サイド装飾フレーム 202 と略沿った形状とされると共に、後面が窪んだ形状とされており、サイド装飾フレーム 202 の発光装飾開口 202g に後から挿入される周レンズ部 210a と、サイド装飾フレーム 202 のスリット 202e に後から挿入される放射レンズ部 210b と、を備えている。なお、図示するように、このサイドレンズ 210 は、サイド装飾フレーム 202 の上端枠 202c に接する発光装飾開口 202g と対応する周レンズ部 210a を備えておらず、

該当する部位は、前方及び下方に開放された収容段部 2 1 0 c とされている。この収容段部 2 1 0 c 内には、後述する右上部スピーカ 2 2 2 や上部スピーカブラケット 2 2 4 等が収容されるようになっている。また、サイドレンズ 2 1 0 は、収容段部 2 1 0 c の上面を形成しサイド上部カバー 2 0 8 における取付段部 2 0 8 a の後側に固定される取付部 2 1 0 d を備えている。

#### 【 0 0 8 3 】

このサイドレンズ 2 1 0 は、周レンズ部 2 1 0 a 及び放射レンズ部 2 1 0 b の前面が、サイド装飾フレーム 2 0 2 の隔壁枠 2 0 2 f の前端と略沿うように、前側へ膨出した湾曲面形状とされている。また、詳細な図示は省略するが、周レンズ部 2 1 0 a の裏面（内面）側は、互いに異なる方向を向いた複数の面によって多面体状に形成されており、周レンズ部 2 1 0 a の板厚が不均一となることで、周レンズ部 2 1 0 a を透過する光が乱屈折するようになっている。また、この多面体状に形成された内面により、周レンズ部 2 1 0 a がキラキラした特徴的な外観を呈することができるようになっている。

10

#### 【 0 0 8 4 】

サイドインナーレンズ 2 1 2 は、サイドレンズ 2 1 0 の内部に後側から挿入嵌合されるものであり、図示するように、サイドレンズ 2 1 0 における周レンズ部 2 1 0 a 及び放射レンズ部 2 1 0 b が形成された部位と対応するように形成されており、後面が窪んだ本体部 2 1 2 a と、本体部 2 1 2 a の後端から連続し本体部 2 1 2 a よりも前方へ突出すると共に放射レンズ部 2 1 0 b（サイド装飾フレーム 2 0 2 のスリット 2 0 2 e）と対応した位置に配置される板状の導光部 2 1 2 b と、を備えている。このサイドインナーレンズ 2 1 2 の本体部 2 1 2 a は、その前面がサイドレンズ 2 1 0 の内面に対して所定距離控えた状態に形成されている。また、詳細な図示は省略するが、サイドインナーレンズ 2 1 2 における本体部 2 1 2 a の一方の面には、サイドレンズ 2 1 0 の周レンズ部 2 1 0 a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、本体部 2 1 2 a の板厚が不均一となることで、本体部 2 1 2 a を透過する光が乱屈折するようになっている。

20

#### 【 0 0 8 5 】

このサイドインナーレンズ 2 1 2 は、サイドレンズ 2 1 0 と組み合わせることで、周レンズ部 2 1 0 a 及び本体部 2 1 2 a を透過する光を二重に乱屈折させることができ、反対側に配置された物の形状等をほとんど認識することができないようになっている。また、乱屈折と共に多面体状による乱反射により、サイドレンズ 2 1 0（周レンズ部 2 1 0 a）の外観をキラキラさせると共に遠近感が不明瞭な不思議な感じに見せることができるようになっている。

30

#### 【 0 0 8 6 】

右サイド装飾ユニット 2 0 0 の右サイド上装飾基板 2 1 4 及び右サイド下装飾基板 2 1 6 は、表面に高輝度のカラー LED が複数実装されており、サイド装飾フレーム 2 0 2 の発光装飾開口 2 0 2 g（サイドレンズ 2 1 0 の周レンズ部 2 1 0 a）と対応する位置に配置された LED 2 1 4 a，2 1 6 a は比較的照射角度の広いもの（例えば、60°～180°）が用いられており、サイド装飾フレーム 2 0 2 のスリット 2 0 2 e（サイドレンズ 2 1 0 の放射レンズ部 2 1 0 b）と対応する位置に配置された LED 2 1 4 b，2 1 6 b は比較的照射角度の狭いもの（例えば、15°～60°）が用いられている。なお、サイドサブレンズ 2 2 8 を発光装飾させる右サイド上装飾基板 2 1 4 の LED 2 1 4 c は、本実施形態では、赤色の LED とされている。

40

#### 【 0 0 8 7 】

右サイド装飾ユニット 2 0 0 の右上部スピーカ 2 2 2 は、サイドスピーカ 1 3 0 と同様に、中高音域の音を出力するものであり、上部スピーカブラケット 2 2 4 により所定位置に所定方向へ向けて取付けられるようになっている。この右上部スピーカ 2 2 2 を支持する上部スピーカブラケット 2 2 4 は、正面視でパチンコ遊技機 1 の左右中央で斜め前下方に向かって突出する円筒状のホーン部 2 2 4 a を備えている。そして、上部スピーカブラケット 2 2 4 におけるホーン部 2 2 4 a の上端裏側に、右上部スピーカ 2 2 2 が固定され

50

るようになっており、正面視では、ホーン部 2 2 4 a によって右上部スピーカ 2 2 2 が遊技者側から見えなくなっている。

【0088】

右上部スピーカ 2 2 2 は、上部スピーカブラケット 2 2 4 のホーン部 2 2 4 a によって、パチンコ遊技機 1 の上部から下方の遊技者へ向かって発せられるようになっており、他のパチンコ遊技機に対して騒音に為り難いようになっている。なお、詳細な図示は省略するが、この上部スピーカブラケット 2 2 4 もまた、その前面が、サイドレンズ 2 1 0 の周レンズ部 2 1 0 a やサイドインナーレンズ 2 1 2 の本体部 2 1 2 a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、その板厚が不均一となることで、上部スピーカブラケット 2 2 4 を透過する光が乱屈折するようになっている。

10

【0089】

また、上部スピーカブラケット 2 2 4 の前面側を覆う上部スピーカカバー 2 2 6 は、サイド装飾フレーム 2 0 2 における上端枠 2 0 2 c に接する発光装飾開口 2 0 2 g を閉鎖するようにサイド装飾フレーム 2 0 2 の後側から嵌合されると共に、その表面が、サイドレンズ 2 1 0 の表面と連続するような湾曲面形状に形成されている。また、上部スピーカカバー 2 2 6 の表面には貫通孔 2 2 6 a が複数形成されており、右上部スピーカ 2 2 2 からの音を遊技者側へ十分に透過させることができるようになっている。

【0090】

なお、詳細な図示は省略するが、この上部スピーカカバー 2 2 6 もまた、その内面側が、サイドレンズ 2 1 0 の周レンズ部 2 1 0 a やサイドインナーレンズ 2 1 2 の本体部 2 1 2 a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、その板厚が不均一となることで、上部スピーカカバー 2 2 6 を透過する光が乱屈折するようになっている。したがって、上部スピーカカバー 2 2 6 及び上部スピーカブラケット 2 2 4 において、光が乱屈折することで、遊技者側から右上部スピーカ 2 2 2 や上部スピーカカバー 2 2 6 に形成された貫通孔 2 2 6 a を視認し難くすることができると共に、サイドレンズ 2 1 0 の周レンズ部 2 1 0 a と同様の見栄えの外観とすることができるようになっている。

20

【0091】

[ 3 - 3 . 左サイド装飾ユニット ]

続いて、扉枠 5 における左サイド装飾ユニット 2 4 0 について、主に図 3 0 乃至図 3 2 を参照して説明する。図 3 0 ( A ) は扉枠における左サイド装飾ユニットの正面斜視図であり、( B ) は扉枠における左サイド装飾ユニットの背面斜視図である。また、図 3 1 は、左サイド装飾ユニットを分解して前から見た分解斜視図である。更に、図 3 2 は、左サイド装飾ユニットを分解して後から見た分解斜視図である。

30

【0092】

本実施形態における扉枠 5 の左サイド装飾ユニット 2 4 0 は、図示するように、遊技窓 1 0 1 の前側外周のうち、正面視で下部を除く左側半分を装飾するものであり、内側が遊技窓 1 0 1 に沿って円弧状に形成されていると共に、外側が扉枠ベースユニット 1 0 0 の外周に沿って直線状に形成されており、右サイド装飾ユニット 2 0 0 と略対称に形成されている。この左サイド装飾ユニット 2 4 0 は、左サイド装飾ユニット 2 4 0 の骨格を形成するサイド装飾フレーム 2 4 2 と、サイド装飾フレーム 2 4 2 の上辺に沿って配置されるサイド上部装飾部材 2 4 4 と、サイド上部装飾部材 2 4 4 に対して後側から嵌合するサイド上部装飾レンズ 2 4 6 と、サイド装飾フレーム 2 4 2 及びサイド上部装飾部材 2 4 4 の上側を被覆すると共に、サイド上部装飾レンズ 2 4 6 を挟むようにサイド上部装飾部材 2 4 4 が前側に取付けられるサイド上部カバー 2 4 8 と、サイド上部カバー 2 4 8 の下部を支持すると共にサイドフレーム装飾 2 4 2 に対して後側から嵌合固定されるサイドレンズ 2 5 0 と、サイドレンズ 2 5 0 の裏側に嵌合されるサイドインナーレンズ 2 5 2 と、を備えている。

40

【0093】

また、左サイド装飾ユニット 2 4 0 は、サイドインナーレンズ 2 5 2 の後側で上下方向

50

の略中央から上側に配置され表面に複数のＬＥＤ２５４ａ（フルカラーＬＥＤ）、２５４ｂ（白色ＬＥＤ）が実装された左サイド上装飾基板２５４と、下側でサイドインナーレンズ２５２の上下方向の略中央から下側に配置され表面に複数のＬＥＤ２５６ａ（フルカラーＬＥＤ）、２５６ｂ（白色ＬＥＤ）が実装された左サイド下装飾基板２５６と、左サイド上装飾基板２５４の後側を覆い左サイド上装飾基板２５４を挟むようにサイドインナーレンズ２５２に取付けられる左サイド上装飾基板カバー２５８と、左サイド下装飾基板２５６の後側を覆い左サイド下装飾基板２５６を挟むようにサイドレンズ２５０及びサイド装飾フレーム２４２に取付けられる左サイド下装飾基板カバー２６０と、を備えている。

#### 【００９４】

更に、左サイド装飾ユニット２４０は、サイド装飾フレーム２４２の正面視で右上部に配置される左上部スピーカ２６２と、左上部スピーカ２６２を支持しサイド装飾フレーム２４２の後側上部に嵌合される上部スピーカブラケット２６４と、上部スピーカブラケット２６４とサイド装飾フレーム２４２との間に挟持される上部スピーカカバー２６６と、を備えている。

#### 【００９５】

この左サイド装飾ユニット２４０は、サイド装飾フレーム２４２、サイド上部装飾部材２４４、左サイド上装飾基板カバー２５８、及び左サイド下装飾基板カバー２６０が不透光性の部材によって形成されており、サイド装飾フレーム２４２及びサイド上部装飾部材２４４の表面には所定色のメッキ層が形成されている。また、左サイド装飾ユニット２４０のサイド上部装飾レンズ２４６、サイド上部カバー２４８、サイドレンズ２５０、サイドインナーレンズ２５２、上部スピーカカバー２６６、及び上部スピーカブラケット２６４は、透光性の部材によって形成されており、サイド上部カバー２４８が略全体が乳白色に、サイド上部装飾レンズ２４６、サイドレンズ２５０、サイドインナーレンズ２５２、上部スピーカブラケット２６４、及び上部スピーカカバー２６６が略透明とされている。

#### 【００９６】

なお、詳細な図示は省略するが、略透明に形成されたサイドレンズ２５０及び上部スピーカカバー２６６の裏面側と、サイドインナーレンズ２５２及び上部スピーカブラケット２６４の表面側は、多面体状に形成されており、光を乱屈折させることができるようになっている。そのため、サイドレンズ２５０及びサイドインナーレンズ２５２の後側に配置された左サイド上装飾基板２５４や左サイド下装飾基板２５６の表面（前面）に実装されたＬＥＤ２５４ａ、２５４ｂ、２５６ａ、２５６ｂ等が、遊技者側から明確に視認することができないようになっている。また、左サイド上装飾基板２５４や左サイド下装飾基板２５６の前面は、白色とされており、実装されたＬＥＤ２５４ａ、２５４ｂ、２５６ａ、２５６ｂ等の光によって左サイド装飾ユニット２４０を効率良く発光装飾させることができるようになっており、ＬＥＤ２５４ａ、２５４ｂ、２５６ａ、２５６ｂが非点灯時に各装飾基板２５４、２５６が目立たないようにしている。なお、左サイド上装飾基板２５４及び左サイド下装飾基板２５６は、それぞれ周辺制御基板４１４０と接続されており、周辺制御基板４１４０からの駆動信号（発光駆動信号）により各ＬＥＤ２５４ａ、２５４ｂ、２５６ａ、２５６ｂを適宜発光させて、左サイド装飾ユニット２４０を発光装飾させることができるようになっている。

#### 【００９７】

左サイド装飾ユニット２４０におけるサイド装飾フレーム２４２は、図示するように、全体が遊技窓１０１に略沿った円弧状に形成されており、具体的には、遊技窓１０１の外周に沿った円弧状の内側枠２４２ａと、内側枠２４２ａに対して外側へ離反した位置に配置され下端から上部にかけて扉枠５（扉枠ベースユニット１００）の側面外周に沿った直線状とされると共に続く上部が内側枠２４２ａの上端縁へ向かって湾曲するように円弧状に形成された外側枠２４２ｂと、外側枠２４２ｂと内側枠２４２ａの上端縁同士を連結する上端枠２４２ｃと、外側枠２４２ｂと内側枠２４２ａの下端縁同士を連結する下端枠２４２ｄと、内側枠２４２ａ及び外側枠２４２ｂの周方向に沿って複数箇所（本実施形態では、４箇所）に配置され内側枠２４２ａと外側枠２４２ｂとを連結すると共に所定幅のス

10

20

30

40

50



リット 2 4 2 e を有した隔壁枠 2 4 2 f と、を備えている。

【 0 0 9 8 】

このサイド装飾フレーム 2 4 2 の内側枠 2 4 2 a は、前後方向に対して略同じ位置で遊技窓 1 0 1 の周方向へ略同じ幅で延びている。一方、外側枠 2 4 2 b は、扉枠 5 の側面に沿って延びる直線状の部位における後端が内側枠 2 4 2 a の後端と略同じ位置で直線状に形成されているのに対して、前端は上下の両端が前方へ突出するような円弧状に形成されている。また、外側枠 2 4 2 b の直線状に上下へ延びた部位よりも上側の湾曲した円弧状の部位は、上端縁側が前方へ突出するように前後方向にも湾曲した円弧状に形成されている。また、サイド装飾フレーム 2 4 2 の隔壁枠 2 4 2 f は、内側枠 2 4 2 a と外側枠 2 4 2 b との間の部位が最も前方へ突出するように前後方向に湾曲した形状とされている。この隔壁枠 2 4 2 f は、扉枠 5 を組立てた状態で遊技窓 1 0 1 の中央下部付近から放射状に延びた放射線上に配置されている（図 1 7 等を参照）。

10

【 0 0 9 9 】

このサイド装飾フレーム 2 4 2 は、図示するように、複数の隔壁枠 2 4 2 f によって内側枠 2 4 2 a と外側枠 2 4 2 b の間が周方向（長手方向）へ複数に分割された形態となっており、分割されたそれぞれの開口が発光装飾開口 2 4 2 g とされ、後述するサイドレンズ 2 5 0 の周レンズ部 2 5 0 a が後側から嵌め込まれるようになっている。また、隔壁枠 2 4 2 f のスリット 2 4 2 e には、後側からサイドレンズ 2 5 0 の放射レンズ部 2 5 0 b が嵌め込まれるようになっている。更に、隔壁枠 2 4 2 f によりスリット 2 4 2 e と発光装飾開口 2 4 2 g とを仕切ることができ、それぞれの発光態様を異ならせることができるようになっている。

20

【 0 1 0 0 】

左サイド装飾ユニット 2 4 0 のサイド上部装飾部材 2 4 4 は、図示するように、サイド装飾フレーム 2 4 2 における外側枠 2 4 2 b の円弧状に延びた上部に略沿って一定高さで左右方向へ延びていると共に、後面が窪んだ状態に形成されており、前面には前後方向に貫通する複数の開口部 2 4 4 a が形成されている。このサイド上部装飾部材 2 4 4 は、列設された開口部 2 4 4 a に沿った上側に縄文状のレリーフが施されている。

【 0 1 0 1 】

一方、サイド上部装飾レンズ 2 4 6 は、サイド上部装飾部材 2 4 4 の窪んだ後面内に嵌合可能な形状とされていると共に、サイド上部装飾部材 2 4 4 の後側から開口部 2 4 4 a を通ってその前端付近まで突出することが可能な複数の導光部 2 4 6 a を備えている。この導光部 2 4 6 a は、先端が多面体状に形成されており、サイド上部装飾部材 2 4 4 の開口部 2 4 4 a に挿入嵌合させることで、開口部 2 4 4 a に恰も宝石が嵌め込まれているように見せることができるようになっている。また、サイド上部装飾レンズ 2 4 4 の導光部 2 4 6 a によって後側に配置された左サイド上装飾基板 2 5 4 からの光をサイド上部装飾部材 2 4 4 の開口部 2 4 4 a から前方（遊技者側）へ放射させることができると共に、導光部 2 4 6 a の先端を宝石として輝かせることができるようになっている。

30

【 0 1 0 2 】

左サイド装飾ユニット 2 4 0 のサイド上部カバー 2 4 8 は、その上面及び左側面（正面視で）が扉枠 5（扉枠ベースユニット 1 0 0）の外周と略沿った形状とされていると共に、下面（下端）がサイド上部装飾部材 2 4 4 と略沿った形状とされている。このサイド上部カバー 2 4 8 は、前面下部に、サイド上部装飾部材 2 4 4 を収容可能となるように、下方が開放されると共に後方へ窪んだ取付段部 2 4 8 a が形成されており、取付段部 2 4 8 a の後端面にサイド上部装飾部材 2 4 4 等を取付けるための取付ボスや取付穴等が形成されている。また、サイド上部カバー 2 4 8 は、その外側側面（正面視で左側側面）に、扉枠ベースユニット 1 0 0 における補強ユニット 1 5 0 の上軸支部 1 5 6 を前側から被覆する被覆部 2 4 8 b を備えている。

40

【 0 1 0 3 】

左サイド装飾ユニット 2 4 0 のサイドレンズ 2 5 0 は、サイド装飾フレーム 2 4 2 と略沿った形状とされると共に、後面が窪んだ形状とされており、サイド装飾フレーム 2 4 2

50

の発光装飾開口 2 4 2 g に後から挿入される周レンズ部 2 5 0 a と、サイド装飾フレーム 2 4 2 のスリット 2 4 2 e に後から挿入される放射レンズ部 2 5 0 b と、を備えている。なお、図示するように、このサイドレンズ 2 5 0 は、サイド装飾フレーム 2 4 2 の上端枠 2 4 2 c に接する発光装飾開口 2 4 2 g と対応する周レンズ部 2 5 0 a を備えておらず、該当する部位は、前方及び下方に開放された収容段部 2 5 0 c とされている。この収容段部 2 5 0 c 内には、後述する左上部スピーカ 2 6 2 や上部スピーカブラケット 2 6 4 等が収容されるようになっている。また、サイドレンズ 2 5 0 は、収容段部 2 5 0 c の上面を形成しサイド上部カバー 2 4 8 における取付段部 2 4 8 a の後側に固定される取付部 2 5 0 d を備えている。

#### 【 0 1 0 4 】

このサイドレンズ 2 5 0 は、周レンズ部 2 5 0 a 及び放射レンズ部 2 5 0 b の前面が、サイド装飾フレーム 2 4 2 の隔壁枠 2 4 2 f の前端と略沿うように、前側へ膨出した湾曲面形状とされている。また、詳細な図示は省略するが、周レンズ部 2 5 0 a の裏面（内面）側は、互いに異なる方向を向いた複数の面によって多面体状に形成されており、周レンズ部 2 5 0 a の板厚が不均一となることで、周レンズ部 2 5 0 a を透過する光が乱屈折するようになっている。また、この多面体状に形成された内面により、周レンズ部 2 5 0 a がキラキラした特徴的な外観を呈することができるようになっている。

#### 【 0 1 0 5 】

サイドインナーレンズ 2 5 2 は、サイドレンズ 2 5 0 の内部に後側から挿入嵌合されるものであり、図示するように、サイドレンズ 2 5 0 における周レンズ部 2 5 0 a 及び放射レンズ部 2 5 0 b が形成された部位と対応するように形成されており、後面が窪んだ本体部 2 5 2 a と、本体部 2 5 2 a の後端から連続し本体部 2 5 2 a よりも前方へ突出すると共に放射レンズ部 2 5 0 b （サイド装飾フレーム 2 4 2 のスリット 2 4 2 e ）と対応した位置に配置される板状の導光部 2 5 2 b と、を備えている。このサイドインナーレンズ 2 5 2 の本体部 2 5 2 a は、その前面がサイドレンズ 2 5 0 の内面に対して所定距離控えた状態に形成されている。また、詳細な図示は省略するが、サイドインナーレンズ 2 5 2 における本体部 2 5 2 a の一方の面には、サイドレンズ 2 5 0 の周レンズ部 2 5 0 a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、本体部 2 5 2 a の板厚が不均一となることで、本体部 2 5 2 a を透過する光が乱屈折するようになっている。

#### 【 0 1 0 6 】

このサイドインナーレンズ 2 5 2 は、サイドレンズ 2 5 0 と組み合わせることで、周レンズ部 2 5 0 a 及び本体部 2 5 2 a を透過する光を二重に乱屈折させることができ、反対側に配置された物の形状等をほとんど認識することができないようになっている。また、乱屈折と共に多面体状による乱反射により、サイドレンズ 2 5 0 （周レンズ部 2 5 0 a ）の外観をキラキラさせると共に遠近感が不明瞭な不思議な感じに見せることができるようになっている。

#### 【 0 1 0 7 】

左サイド装飾ユニット 2 4 0 の左サイド上装飾基板 2 5 4 及び左サイド下装飾基板 2 5 6 は、表面に高輝度のカラー L E D が複数実装されており、サイド装飾フレーム 2 4 2 の発光装飾開口 2 4 2 g （サイドレンズ 2 5 0 の周レンズ部 2 5 0 a ）と対応する位置に配置された L E D 2 5 4 a , 2 5 6 a は比較的照射角度の広いもの（例えば、 $60^{\circ} \sim 180^{\circ}$ ）が用いられており、サイド装飾フレーム 2 4 2 のスリット 2 4 2 e （サイドレンズ 2 5 0 の放射レンズ部 2 5 0 b ）と対応する位置に配置された L E D 2 5 4 b , 2 5 6 b は比較的照射角度の狭いもの（例えば、 $15^{\circ} \sim 60^{\circ}$ ）が用いられている。

#### 【 0 1 0 8 】

左サイド装飾ユニット 2 4 0 の左上部スピーカ 2 6 2 は、サイドスピーカ 1 3 0 と同様に、中高音域の音を出力するものであり、上部スピーカブラケット 2 6 4 により所定位置に所定方向へ向けて取付けられるようになっている。この左上部スピーカ 2 6 2 を支持する上部スピーカブラケット 2 6 4 は、正面視でパチンコ遊技機 1 の左右中央で斜め前下方

10

20

30

40

50

に向かって突出する円筒状のホーン部 264a を備えている。そして、上部スピーカブラケット 264 におけるホーン部 264a の上端裏側に、左上部スピーカ 262 が固定されるようになっており、正面視では、ホーン部 264a によって左上部スピーカ 262 が遊技者側から見えないようになっている。

【0109】

左上部スピーカ 262 は、上部スピーカブラケット 264 のホーン部 264a によって、パチンコ遊技機 1 の上部から下方の遊技者へ向かって発せられるようになっており、他のパチンコ遊技機に対して騒音に為り難いようになっている。なお、詳細な図示は省略するが、この上部スピーカブラケット 264 もまた、その前面が、サイドレンズ 250 の周レンズ部 250a やサイドインナーレンズ 252 の本体部 252a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、その板厚が不均一となることで、上部スピーカブラケット 264 を透過する光が乱屈折するようになっている。

【0110】

また、上部スピーカブラケット 264 の前面側を覆う上部スピーカカバー 266 は、サイド装飾フレーム 242 における上端枠 242c に接する発光装飾開口 242g を閉鎖するようにサイド装飾フレーム 242 の後側から嵌合されると共に、その表面が、サイドレンズ 250 の表面と連続するような湾曲面形状に形成されている。また、上部スピーカカバー 266 の表面には貫通孔 266a が複数形成されており、左上部スピーカ 262 からの音を遊技者側へ十分に透過させることができるようになっている。

【0111】

なお、詳細な図示は省略するが、この上部スピーカカバー 266 もまた、その内面側が、サイドレンズ 250 の周レンズ部 250a やサイドインナーレンズ 252 の本体部 252a と同様に、互いに異なる方向を向いた複数の面によって多面体状に形成されており、その板厚が不均一となることで、上部スピーカカバー 266 を透過する光が乱屈折するようになっている。したがって、上部スピーカカバー 266 及び上部スピーカブラケット 264 において、光が乱屈折することで、遊技者側から左上部スピーカ 262 や上部スピーカカバー 266 に形成された貫通孔 266a を視認し難くすることができると共に、サイドレンズ 250 の周レンズ部 250a と同様の見栄えの外観とすることができるようになっている。

【0112】

[ 3 - 4 . 上部装飾ユニット ]

続いて、扉枠 5 における上部装飾ユニット 280 について、主に図 33 乃至図 36 を参照して説明する。図 33 は、扉枠における上部装飾ユニットの正面斜視図であり、図 34 は、扉枠における上部装飾ユニットの背面斜視図である。また、図 35 は上部装飾ユニットを分解して前から見た分解斜視図であり、図 36 は上部装飾ユニットを分解して後から見た分解斜視図である。

【0113】

本実施形態の扉枠 5 における上部装飾ユニット 280 は、図 17 等 to 示すように、扉枠 5 の前面中央上部で、右サイド装飾ユニット 200 及び左サイド装飾ユニット 240 における中央側の上端縁同士の間に取り付けられ、それらの間を装飾するものである。この上部装飾ユニット 280 は、図示するように、正面視で全体の外形形状が略逆二等辺三角形形状とされ、中央に大きく貫通する中央開口部 281a、及び中央開口部 281a の左右両側に貫通する一対の側開口部 281b を有し中央開口部 281a の上側に扉枠ベースユニット 100 における上部ブラケット 120 の先端が挿入される前面装飾部材 281 と、前面装飾部材 281 の中央開口部 281a 内に後側から嵌め込まれる中央レンズ 282 と、中央レンズ 282 の後端に配置されるインナーレンズ 283 と、前面装飾部材 281 の側開口部 281b に後側から嵌め込まれる一対の側レンズ 284 と、正面視の外形が前面装飾部材 281 と類似した形状とされ中央レンズ 282、インナーレンズ 283、及び一対の側レンズ 284 を前面装飾部材 281 とで挟持するように前面装飾部材 281 の後側に取り付けられる本体部材 285 と、本体部材 285 の後側に配置され前面に複数のカラー L E

D 2 8 6 a , 2 8 6 b が実装された上部装飾基板 2 8 6 と、正面視の外形が本体部と略同じ形状とされ上部装飾基板 2 8 6 を後側から覆うように本体部材 2 8 5 の後面に取付けられる基板カバー 2 8 7 と、を備えている。

【 0 1 1 4 】

また、上部装飾ユニット 2 8 0 は、前面装飾部材 2 8 1 の下端から連続するように屈曲しながら後方へ延出し前端上部が前面装飾部材 2 8 1 に支持されると共に後端が扉枠ベースユニット 1 0 0 に取付けられ下方へ向かって貫通する一対の下開口部 2 8 8 a を有した下面装飾部材 2 8 8 と、下面装飾部材 2 8 8 の下開口部 2 8 8 a に上側から嵌め込まれ下面装飾部材 2 8 8 及び基板カバー 2 8 7 に固定される下レンズ 2 8 9 と、を備えている。なお、本実施形態では、前面装飾部材 2 8 1 及び下面装飾部材 2 8 8 の表面に金属的な光沢を有したメッキ層が形成されている。なお、上部装飾基板 2 8 6 の L E D 2 8 6 a は、中央レンズ 2 8 2 と対応した位置に配置されていると共に、L E D 2 8 6 b は、側レンズ 2 8 4 及び下レンズ 2 8 9 と対応した位置に配置されており、中央レンズ 2 8 2 と、側レンズ 2 8 4 及び下レンズ 2 8 9 とをそれぞれ別々に発光装飾させることができるようになっている。また、本実施形態では、L E D 2 8 6 a がフルカラー L E D とされていると共に、L E D 2 8 6 b が高輝度の白色 L E D とされている。

10

【 0 1 1 5 】

上部装飾ユニット 2 8 0 における前面装飾部材 2 8 1 は、その中央開口部 2 8 1 a の内周形状が、正面視で中央上端が左右へ延びた辺とされ中央下端が頂点とされ各辺が緩い円弧状に延びた変五角形状に形成されており、上辺両側の上側辺の略中央と下端頂点から中央開口部 2 8 1 a 内へ延びだした三つの突出部を有している。また、前面装飾部材 2 8 1 は、中央開口部 2 8 1 a の上側辺の外側に、斜め外側上方へ向かって延びる複数の筋彫りが形成されており、この筋彫りによって前面装飾部材 2 8 1 は中央開口部 2 8 1 a から羽根が延びだしたような形状に形成されていると共に、筋彫りに沿うように側開口部 2 8 1 b が形成されている。

20

【 0 1 1 6 】

この前面装飾部材 2 8 1 の中央開口部 2 8 1 a 内に嵌め込まれる中央レンズ 2 8 2 は、その外形が、中央開口部 2 8 1 a と略同じ形状とされており、前方へ膨出した形状とされていると共に、その前面が互いに異なる方向を向いた複数の面によって多面体状に形成されている。中央レンズ 2 8 2 は、透明（無色透明、有色透明）な樹脂によって形成されている。この中央レンズ 2 8 2 を前面装飾部材 2 8 1 の中央開口部 2 8 1 a に嵌め込むことで、中央レンズ 2 8 2 がトリリアントカットされたような宝石に見えると共に、前面装飾部材 2 8 1 が宝石の台座に見えるようになっている。

30

【 0 1 1 7 】

また、中央レンズ 2 8 2 の後側に配置されるインナーレンズ 2 8 3 は、中央レンズ 2 8 2 の後側の開口を閉鎖するように透明な樹脂で形成されていると共に、表面に微細なレンズ（又はプリズム）が複数形成されており、上部装飾基板 2 8 6 からの光を中央レンズ 2 8 2 側へ広く拡散させることができるようになっている。一方、前面装飾部材 2 8 1 の側開口部 2 8 1 b 内に嵌め込まれる側レンズ 2 8 4 は、側開口部 2 8 1 b へ嵌め込んだ状態で、その前面が前面装飾部材 2 8 1 の前面と略連続するよう透明な樹脂によって形成されている。なお、側レンズ 2 8 4 の裏面側には、インナーレンズ 2 8 3 と同様に、微細なレンズ（又はプリズム）が複数形成されており、上部装飾基板 2 8 6 からの照射される光によって側レンズ 2 8 4 全体が略均一に発光することができるようになっている。

40

【 0 1 1 8 】

なお、インナーレンズ 2 8 3 及び側レンズ 2 8 4 は、表面に形成された複数の微細なレンズ等によって、白濁したような感じとなっており、インナーレンズ 2 8 3 及び側レンズ 2 8 4 を通して後側が明確に見えないようになっている。

【 0 1 1 9 】

上部装飾ユニット 2 8 0 の本体部材 2 8 5 は、前面装飾部材 2 8 1 の中央開口部 2 8 1 a の形状に略沿った外形で前後方向へ筒状に延び前端開口が斜め下方へ向かって傾斜する

50

と共に閉鎖された後端が斜め上方へ向かって傾斜する中央部 285a と、中央部 285a の両側に配置され閉鎖された後端が中央部 285a の後端と略同じ位置とされると共に前  
端が中央部 285a よりも短く延びた凹陷状の側部 285b と、中央部 285a 及び側部  
285b の後端面を貫通し上部装飾基板 286 に実装された LED 286a, 286b と  
対応する位置に形成された複数の開口部 285c と、を備えている。この本体部材 285  
は、後側に上部装飾基板 286 を配置すると、上部装飾基板 286 の LED 286a が開  
口部 285c 内に挿入配置されるようになっており、LED 286a からの光が後側へ漏  
れないようになっており、また、本体部材 285 の中央部 285a 及び側部 285b は前  
側から後側へ窪んだ形状となっており、それぞれに対応した LED 285a, 286b か  
らの光が側方へ影響しないようになっている。

10

#### 【0120】

また、上部装飾ユニット 280 の下面装飾部材 288 は、後方へ向かうに従って細くな  
るように形成されており、その左右の側面形状が、右サイド装飾ユニット 200 及び左サ  
イド装飾ユニット 240 における上部スピーカカバー 226, 266 の上端枠 202c,  
242c 寄り側の端部形状と略一致した形状とされていると共に、上部スピーカカバー 2  
26, 266 の上端枠 202c, 242c 寄り側の端部が載置固定されるようになってい  
る。なお、下レンズ 289 は、下面装飾部材 288 と上部スピーカカバー 226, 266  
との間に挟持されるようになっている。また、下レンズ 289 へは、右サイド装飾ユニ  
ット 200 及び左サイド装飾ユニット 240 の上部スピーカブラケット 224, 264 を介  
して、右サイド上装飾基板 214 及び左サイド上装飾基板 254 からの光が供給されて発  
光するようになっている。

20

#### 【0121】

##### [3-5. サイドスピーカカバー]

次に、扉枠 5 における一对のサイドスピーカカバー 290 について、主に図 22 及び図  
23 を参照して説明する。このサイドスピーカカバー 290 は、扉枠ベースユニット 10  
0 に取付けられたサイドスピーカ 130 の前面を被覆して装飾するものであり、右サイド  
装飾ユニット 200 及び左サイド装飾ユニット 240 の下端と、皿ユニット 300 との間  
に配置されるものである。このサイドスピーカカバー 290 は、扉枠ベースユニット 10  
0 に取付けられたサイドスピーカ 130 の前面を覆うように湾曲した円盤状で複数の孔を  
有したカバー体 291 と、カバー体 291 の外周を前側から支持する円環状の開口部を有  
し右サイド装飾ユニット 200 及び左サイド装飾ユニット 240 の下端と連続するように  
形成された本体部材 292 と、本体部材 292 の下側に配置され皿ユニット 300 の下皿  
カバー 328 における左右後端と連続するように形成された下部部材 293 と、を備えて  
いる。

30

#### 【0122】

このサイドスピーカカバー 290 は、本体部材 292 の表面に金属的な光沢を有したメ  
ッキ層が形成されている。また、下部部材 293 は、後述する皿ユニット 300 における  
下皿カバー 328 と同様の乳白色をした透光性の部材により形成されている。このサイ  
ドスピーカカバー 290 は、扉枠ベースユニット 100 の前面に取付けられるようになって  
いる。

40

#### 【0123】

##### [3-6. 皿ユニット]

続いて、扉枠 5 における皿ユニット 300 について、主に図 37 乃至図 40 を参照して  
説明する。図 37 は、扉枠における皿ユニットの正面斜視図であり、図 38 は、扉枠にお  
ける皿ユニットの背面斜視図である。また、図 39 は、皿ユニットを分解して前から見た  
分解斜視図であり、図 40 は、皿ユニットを分解して後から見た分解斜視図である。

#### 【0124】

本実施形態の扉枠 5 における皿ユニット 300 は、後述する賞球装置 740 から払出さ  
れた遊技球を貯留するための上皿 301 及び下皿 302 を備えていると共に、上皿 301  
に貯留した遊技球を球送ユニット 580 を介して後述する打球発射装置 650 へ供給する

50

ことができるものである。皿ユニット 300 は、図 39 及び図 40 等 to 示すように、扉枠ベースユニット 100 の下部前面に固定される左右方向延びた略板状の皿ユニットベース 310 と、皿ユニットベース 310 の前面略中央に固定され上方及び後方が開放され正面視左側（軸支側）が大きく前方へ膨出した皿状の上皿本体 312 と、上皿本体 312 の上部外周を覆うと共に前端が正面視で左右方向中央が前方へ突出するように湾曲状に形成された上皿上部パネル 314 と、上皿上部パネル 314 の上側前端縁に取付けられ上下方向に貫通した複数の開口部 316 a を有する上皿前部装飾部材 316 と、上皿前部装飾部材 316 と上皿上部パネル 314 との間に配置され上皿前部装飾部材 316 の開口部 316 a 内に嵌め込まれる複数の導光部 318 a を有した左右一対の上皿上部レンズ 318 と、上皿上部レンズ 318 とは上皿上部パネル 314 を挟んで反対側に配置されると共に上皿上部パネル 314 の下面に取付けられ上面に複数のカラー LED 320 a, 322 a が実装された上皿右装飾基板 320 及び上皿左装飾基板 322 と、上皿上部レンズ 318 と上皿上部パネル 314 との間に配置され上皿右装飾基板 320 及び上皿左装飾基板 322 からの光を上皿上部レンズ 318 側へ拡散させる複数の微細プリズムを有した上皿上部インナーレンズ 319 と、を備えている。

10

20

30

#### 【0125】

また、皿ユニット 300 には、上皿本体 312 の下側で皿ユニットベース 310 の前面に固定され上方及び後方が開放されると共に正面視で左右方向中央が前方へ膨出し前端が左右方向中央へ向かうに従って低くなるように形成された皿状の下皿本体 324 と、下皿本体 324 の上部に固定され正面視で左右方向中央が下皿本体 324 と略同様に前方へ膨出し前端が左右方向中央へ向かうに従って高くなるように湾曲した板状の下皿天板 326 と、下皿天板 326 及び下皿本体 324 の前端に沿った開口部 328 a を有すると共に開口部 328 a の外周を覆う下皿カバー 328 と、下皿カバー 328 の左右両側に配置され前後方向に貫通した開口部 330 a を有する皿サイド中カバー 330 と、皿サイド中カバー 330 の開口部 330 a に後側から嵌め込まれる皿サイド中カバーレンズ 332 と、皿サイド中カバー 330 の左右両外側に配置され扉枠ベースユニット 100 の左右両端と対応する位置まで左右方向へ延びた皿サイド外カバー 334 と、を備えている。なお、正面視で右側に配置される皿サイド中カバー 330 には、その右端部に後述する錠装置 100 のシリンダ錠 1010 が臨む錠孔 330 b が形成されている。また、正面視で右側の皿サイド外カバー 334 には、前方からハンドル装置 500 が挿入されるハンドル挿通孔 334 a が形成されている。

#### 【0126】

更に、皿ユニット 300 には、皿ユニットベース 310 及び上皿本体 312 に取付けられ上皿 301 に貯留された遊技球を下皿 302 へ抜くための上皿球抜き機構 340 と、下皿本体 324 の下面に取付けられ下皿 302 に貯留された遊技球を下方へ抜くための下皿球抜き機構 350 と、皿ユニットベース 310 の正面視で左側上部に取付けられパチンコ遊技機 1 に隣接して設置された図示しない CR ユニットの作動させる貸球ユニット 360 と、を備えている。

#### 【0127】

皿ユニット 300 は、皿ユニットベース 310 の一部、上皿本体 312、及び上皿上部パネル 314 等によって遊技球を貯留可能な上皿 301 を構成している。また、皿ユニット 300 は、皿ユニットベース 310 の一部、下皿本体 324、下皿天板 326、及び下皿カバー 328 等によって遊技球を貯留可能な下皿 302 を構成している。

40

#### 【0128】

この皿ユニット 300 における皿ユニットベース 310 は、図 39 に示すように、左右方向へ延びた略板状に形成されており、左右へ延びた上端縁には所定形状の形成された装飾部 310 a が備えられている。この装飾部 310 a の左端に前後方向へ貫通し貸球ユニット 360 を取付けるための貸球ユニット取付部 310 b が形成されている。この皿ユニットベース 310 は、貸球ユニット取付部 310 b の下側（正面視で左上隅部近傍）に配置され横長の矩形状で前後方向に貫通する上皿球供給口 310 c と、上皿球供給口 310

50

cよりも下側（皿ユニットベース310の高さ方向の略中間）で装飾部310aの右端近傍の下側に前後方向へ貫通し上下方向へ延びた上皿球排出口310dと、上皿球排出口310d及び上皿球供給口310cの直下に配置され前方へ突出すると共に上面が同じ高さとされた一対の下皿支持部310eと、を備えている。なお、上皿球排出口310dは、直下に配置された下皿支持部310eの上面の前後方向中間位置まで連続して形成されている。

#### 【0129】

また、皿ユニット300は、一対の下皿支持部310eの間に配置され下皿本体324及び下皿天板326の後端と嵌合し正面視で横長の矩形環状に形成された下皿支持溝310fと、下皿支持溝310fによって囲まれた部位の中央右寄りの下部に配置され前後方向に貫通する矩形状の下皿球供給口310gと、を備えている。更に、皿ユニットベース310は、図40に示すように、下皿球供給口310gと連続するように後方へ筒状に延びた下皿球供給樋310hと、下皿球供給樋310hの開放側側面に形成され遊技球が通過可能な大きさの切欠部310iと、を備えている。

#### 【0130】

この皿ユニットベース310の上皿球供給口310cは、扉枠ベースユニット100における扉枠ベース本体110及び補強ユニット150の切欠部101a、162を介して扉枠ベースユニットの後側に取付けられるファールカバーユニット540の第一球出口544aと連通するようになっている。この上皿球供給口310cの前端には、正面視右方向へ長く延び後方へ窪んだ誘導凹部310jを備えている。この誘導凹部310jは、左右方向に対しては正面視右端側が若干低くなるように傾斜していると共に、前後方向に対しては前端側が低くなるように傾斜している。これにより、誘導凹部310jの前端と上皿本体312の底面との高低差は、誘導凹部310j右端へ向かうほど高くなるようになっており、誘導凹部310jの右端では、上皿本体312の底面との高低差が遊技球の外径よりも若干高くなるようになっている。

#### 【0131】

したがって、本実施形態では、上皿301内に貯留された遊技球によって上皿球供給口310cの前側が閉鎖された場合、ファールカバーユニット540を介して賞球装置740から払出された遊技球が、上皿球供給口310cから直線的に前方の上皿301内にすることができなくなるので、払出された遊技球は上皿球供給口310cの前側を閉鎖した遊技球に当接してその転動方向が変化し、誘導凹部310j内を正面視右方向へと転動するように誘導され、誘導凹部310jの右端付近から上皿301内に貯留された遊技球の上側へと放出されることとなる。これにより、上皿301内において遊技球を自動的に上下二段に貯留させることができるので、上皿球供給口310cの前を遊技球が塞いだ時に遊技者が手で遊技球を寄せなくても払出された遊技球を上皿301内に供給（放出）し続けることが可能となり、上皿301への遊技球の貯留に対して遊技者が煩わしく感じてしまうのを抑制することができ、遊技者を遊技球の打込操作や打ち込まれた遊技球による遊技に専念させて遊技に対する興趣が低下するのを抑制することができると共に、上皿301における遊技球の貯留量を多くすることができるようになっている。

#### 【0132】

皿ユニットベース310の上皿球排出口310dは、上皿球抜き機構340における上皿球抜きベース344の開口部344a、及び扉枠ベースユニット100における扉枠ベース本体110の球送開口113、を介して扉枠ベースユニット100の後側に取付けられる球送ユニット580の進入口581aと連通するようになっている。更に、下皿球供給口310gは、その後側から後方へ延びた下皿球供給樋310hが、扉枠ベースユニット100における扉枠ベース本体110の球通過口110fを貫通して後方へ延出した上で、扉枠ベースユニット100の後側に取付けられるファールカバーユニット540の第二球出口544bに接続されていると共に、下皿球供給樋310hの切欠部310iが、上皿球抜き機構340における上皿球抜きベース344の球抜き流路344cと接続されている。

## 【 0 1 3 3 】

なお、本実施形態では、図示するように、下皿球供給口 3 1 0 g の前端には、正面視で左方向へ広がった拡口部 3 1 0 k を備えており、この拡口部 3 1 0 k によって下皿球供給口 3 1 0 g の前端が左右方向へ広がった状態となっている。これにより、下皿球供給口 3 1 0 g の前側に溜まった下皿 3 0 2 内の遊技球により下皿球供給口 3 1 0 g において早期に球詰りが発生してしまうのを抑制することができ、より多くの遊技球を下皿 3 0 2 内へ供給することができるようになっている。

## 【 0 1 3 4 】

皿ユニット 3 0 0 の上皿本体 3 1 2 は、正面視で中央よりも左側（軸支側）が前方へ膨出し、底面が全体的に左端側（開放側）及び後端側が低くなるように形成されている。この上皿本体 3 1 2 の底面は、軸支側の後端が皿ユニットベース 3 1 0 における上皿球供給口 3 1 0 c の底辺付近に、開放側の後端が皿ユニットベース 3 1 0 における上皿球排出口 3 1 0 d の上下方向中間位置付近に、それぞれ位置するように形成されており、上皿球供給口 3 1 0 c から上皿本体 3 1 2（上皿 3 0 1）に供給された遊技球が、上皿球排出口 3 1 0 d へ誘導されるようになっている。

## 【 0 1 3 5 】

なお、上皿本体 3 1 2 は、底面の後端で左右方向中央から開放側に遊技球と接触可能な金属製の皿上皿レール 3 1 2 a が取付けられている。この皿上皿レール 3 1 2 a は、図示は省略するが、電気的に接地（アース）されており、遊技球に帯電した静電気を除去することができるようになっている。

## 【 0 1 3 6 】

皿ユニット 3 0 0 の上皿上部パネル 3 1 4 は、上皿本体 3 1 2 の上端から扉枠 5 の左右方向中央が前方へ突出するように湾曲状に延びだしており、上皿本体 3 1 2 の開放側よりも外側に上下方向へ貫通し後述する上皿球抜き機構 3 4 0 の上皿球抜きボタン 3 4 1 が取付けられる取付孔 3 1 4 a が形成されている。この上皿上部パネル 3 1 4 は、前端に上皿本体 3 1 2 の上部前端よりも一段下がった段状に形成され上皿前部装飾部材 3 1 6 を取付けるための装飾取付部 3 1 4 b と、左右方向の中央で上皿本体 3 1 2 よりも前側の位置で装飾取付部 3 1 4 b よりも更に下がった段状に形成され後述する操作ユニット 4 0 0 を取付けるための操作ユニット取付部 3 1 4 c と、を備えている。

## 【 0 1 3 7 】

なお、詳細な説明省略するが、上皿上部パネル 3 1 4 の装飾取付段部 3 1 4 b には、下面に取付けられる上皿右装飾基板 3 2 0 及び上皿左装飾基板 3 2 2 の LED 3 2 0 a , 3 2 2 a と対応した位置に上下方向に貫通する開口部や切欠部が形成されていると共に、操作ユニット取付部 3 1 4 c には、操作ユニット 4 0 0 と周辺制御基板 4 1 4 0 とを接続する配線ケーブルが通過可能な開口部等が形成されている。

## 【 0 1 3 8 】

上皿前部装飾部材 3 1 6 は、上皿上部パネル 3 1 4 の前端に沿って左右方向へ湾曲状に延びた形状とされ、その複数の開口部 3 1 6 a に下側から上皿上部レンズ 3 1 8 の導光部 3 1 8 a が嵌め込まれるようになっていると共に、上皿上部パネル 3 1 4 の装飾取付部 3 1 4 b に取付けることで上皿上部レンズ 3 1 8 を上皿上部パネル 3 1 4 とで挟持することができるようになっている。また、上皿上部レンズ 3 1 8 の下側には、表面に微細なレンズ（プリズム）を複数有した上皿上部インナーレンズ 3 1 9 が配置されており、上皿右装飾基板 3 2 0 や上皿左装飾基板 3 2 2 からの光を十分に拡散させて、上皿上部レンズ 3 1 8 全体を略均一に発光装飾させることができるようになっている。なお、図示するように、上皿前部装飾部材 3 1 6 における開口部 3 1 6 a の内周形状が洋梨状に形成されており、開口部 3 1 6 a に嵌め込まれる上皿上部レンズ 3 1 8 の導光部 3 1 8 a も同様の形状とされ、この導光部 3 1 8 a を嵌め込むことで、上皿前部装飾部材 3 1 6 の開口部 3 1 6 a に、ペアシェイプカットされたような宝石が嵌め込まれたような外観を呈するようになっている。

## 【 0 1 3 9 】



皿ユニット 300 の下皿本体 324 は、平面視で前方へ扇状に広がり後端が左右方向へ直線状に形成され上面の略中央が最も低くなるように形成された底板 324 a と、底板 324 a の中央に上下方向へ貫通するように形成された下皿球抜き孔 324 b と、底板 324 a の後端を除く前端及び側端から上方へ立上がる側板 324 c と、を備えている。この下皿本体 324 の側板 324 c は、底板 324 a の側端から上方へ立上がった上端が、前側が最も低く後側へ向かうに従って高くなるように曲線状に形成されていると共に、底板 324 a の側端から上方へ立上がった上端が直線状に形成されており、上端の直線状の部分に下皿天板 326 の左右両端が載置接続されるようになっている。

【0140】

この下皿本体 324 は、底板 324 a 及び側板 324 c の後端が、皿ユニットベース 310 の前面に形成された下皿支持溝 310 f 内に挿入支持されるようになっている。また、下皿本体 324 の下皿球抜き孔 324 b は、底板 324 a の裏面側に配置される下皿球抜き機構 350 の開閉シャッター 352 によって閉鎖されるようになっている。

【0141】

下皿カバー 328 は、正面視の外形が下側へ膨出し各辺が円弧の逆三角形状に形成されており、中央に前後方向へ貫通する開口部 328 a を備えている。この開口部 328 a の内形は、下皿本体 324 及び下皿天板 326 の前端により形成される形状と一致した形状とされており、下皿 302 の開口を形成するものである。また、下皿カバー 328 は、透光性を有した乳白色の樹脂によって形成されていると共に、図示は省略するが、裏側にカラー LED が所定間隔で配置されており、下皿カバー 328 全体を発光装飾させることができるようになっている。

【0142】

皿サイド中カバー 330 は、正面視で下皿カバー 328 の左右両外側に配置され、正面視で左右方向の略中央から扉枠 5 の側面まで下皿カバー 328 の下側側辺に沿って所定幅で延びており、扉枠 5 の側面まで延びた上部後端が扉枠ベースユニット 100 における扉枠ベース本体 110 の前面に取付けられるようになっている。この皿サイド中カバー 330 は、前後方向に貫通する開口部 330 a を備えており、開口部 330 a 内に後側から皿サイド中カバーレンズ 332 が嵌め込まれるようになっている。更に、正面視で右側（開放側）の皿サイド中カバー 330 には、その外側端部（右側端部）付近で錠装置 1000 のシリンダ錠 1010 と対応した位置に前後方向に貫通する錠孔 330 b が形成されており、本体枠 3 に対して扉枠 5 を閉じた状態とすると、この錠孔 330 b からシリンダ錠 1010 の錠穴が臨むようになっている。

【0143】

この皿サイド中カバー 330 は、その前端下部から後方へ延出する底板部 330 c を更に備えており、この底板部 330 c の後端が扉枠ベースユニット 100 における扉枠ベース本体 110 の前面に取付けられるようになっている。また、皿サイド中カバー 330 の底板部 330 c によって下皿本体 324 の下側の一部が被覆されるようになっている。

【0144】

皿サイド外カバー 334 は、正面視で皿サイド中カバー 330 の左右両外側に配置され、正面視が扉枠 5 の側辺及び底辺に沿った略三角形状とされており、後方及び上方に開放された箱状に形成されている。本実施形態では、右側（開放側）の皿サイド外カバー 334 に、扉枠ベースユニット 100 におけるハンドルブラケット 140 と対応した位置に前後方向へ貫通するハンドル挿通孔 334 a が形成されている。この皿サイド外カバー 334 は、扉枠ベースユニット 100 における扉枠ベース本体 110 の前面に取付けられるようになっていると共に、一部が皿ユニットベース 310 に取付けられるようになっている。また、皿サイド外カバー 334 及び皿サイド中カバー 330 によって下皿本体 324 の中央部を除く下側が被覆されるようになっている。

【0145】

皿ユニット 300 における上皿球抜き機構 340 は、上皿上部パネル 314 の取付孔 314 a に対して上下方向へ進退可能に取付けられる上皿球抜きボタン 341 と、上皿球抜

10

20

30

40

50

きボタン 3 4 1 の操作に対して上皿球抜きボタン 3 4 1 の上下動よりも大きく上下動し皿ユニットベース 3 1 0 の前面側に支持される作動片 3 4 2 と、作動片 3 4 2 の上下動によって上下方向へスライドし後述する球送ユニット 5 8 0 における球抜き部材 5 8 3 の作動棹 5 8 3 c と当接する当接片 3 4 3 a を備え皿ユニットベース 3 1 0 の後側に配置される上皿球抜きスライダ 3 4 3 と、上皿球抜きスライダ 3 4 3 を上下方向へスライド可能に支持し皿ユニットベース 3 1 0 の後側に取付けられる上皿球抜きベース 3 4 4 と、を備えている。

#### 【 0 1 4 6 】

この上皿球抜き機構 3 4 0 は、詳細な図示は省略するが、上皿球抜きボタン 3 4 1 が上側の移動端に位置するように、上皿球抜きボタン 3 4 1 と伴に上下動する作動片 3 4 2 がコイルバネによって上方側へ付勢されている。また、上皿球抜きスライダ 3 4 3 は、上皿球抜きベース 3 4 4 との間に備えられたコイルバネによって上方側へ付勢された状態となっている。

#### 【 0 1 4 7 】

上皿球抜き機構 3 4 0 の上皿球抜きベース 3 4 4 は、皿ユニットベース 3 1 0 の上皿球排出口 3 1 0 d を閉鎖すると同時に上皿球排出口 3 1 0 d と連絡し前方へ向かって開口する開口部 3 4 4 a ( 図 3 9 を参照 ) と、上皿球抜きベース 3 4 4 の裏面側で開口部 3 4 4 a と連通し開口部 3 4 4 a を通過した遊技球を下方へ誘導した後に後方へ誘導する球誘導流路 3 4 4 b ( 図 3 8 及び図 4 0 を参照 ) と、球誘導流路 3 4 4 b の下側から下方へ延出した後に上皿球抜きベース 3 4 4 の下辺に略沿って背面視で右側 ( 軸支側 ) の端部へ向かって延出し遊技球が流通可能とされた球抜き流路 3 4 4 c と、を備えている。

#### 【 0 1 4 8 】

上皿球抜きベース 3 4 4 は、開口部 3 4 4 a が上皿球排出口 3 1 0 d と連通すると共に、開口部 3 4 4 a と連通する球誘導流路 3 4 4 b の下端が扉枠ベースユニット 1 0 0 における扉枠ベース本体 1 1 0 の球送開口 1 1 3 を介して扉枠ベース本体 1 1 0 の後側に取付けられる球送ユニット 5 8 0 の進入口 5 8 1 a と連通するようになっており、上皿 3 0 1 内に貯留された遊技球を、球送ユニット 5 8 0 へ供給することができるようになっている。

#### 【 0 1 4 9 】

また、上皿球抜きベース 3 4 4 の球抜き流路 3 4 4 c は、球誘導流路 3 4 4 b と隣接した上端が扉枠ベース本体 1 1 0 の球送開口 1 1 3 を介して球送ユニット 5 8 0 の球抜口 5 8 1 b と連通していると共に、軸支側へ延びた下端が皿ユニットベース 3 1 0 における下皿球供給樋 3 1 0 h の切欠部 3 1 0 i と連通しており、球送ユニット 5 8 0 の球抜口 5 8 1 b から排出された遊技球を下皿 3 0 2 へ誘導することができるようになっている。なお、球抜き流路 3 4 4 c の後端下部は上皿球抜き流路カバー 3 4 5 によって閉鎖されている。

#### 【 0 1 5 0 】

この上皿球抜き機構 3 4 0 は、コイルバネの付勢力に抗して上皿球抜きボタン 3 4 1 を下方へ押圧すると、上皿球抜きスライダ 3 4 3 が下方へスライドすると共に後方へ突出した当接片 3 4 3 a も下方へ移動する。そして、当接片 3 4 3 a の上面と当接する球送ユニット 5 8 0 における球抜き部材 5 8 3 の作動棹 5 8 3 c は、当接片 3 4 3 a が下方へ移動することで球抜き部材 5 8 3 の仕切部 5 8 3 a が所定方向へ回動し、仕切部 5 8 3 a によって仕切られた進入口 5 8 1 a と球抜口 5 8 1 b との仕切りが解除されて進入口 5 8 1 a と球抜口 5 8 1 b とが連通した状態となる。これにより、上皿 3 0 1 に貯留された遊技球は、上皿球排出口 3 1 0 d から上皿球抜きベース 3 4 4 の開口部 3 4 4 a 及び球誘導流路 3 4 4 b を介して、球送ユニット 5 8 0 の進入口 5 8 1 a へ進入した上で球抜口 5 8 1 b から上皿球抜きベース 3 4 4 の球抜き流路 3 4 4 c へと排出され、皿ユニットベース 3 1 0 の下皿球供給樋 3 1 0 h を介して下皿球供給口 3 1 0 g から下皿 3 0 2 へ排出することができるようになっている。

#### 【 0 1 5 1 】

なお、球送ユニット５８０の球抜き部材５８３は、その作動棒５８３ｃがコイルバネによって上方へ付勢された上皿球抜きスライダ３４３における当接片３４３ａの上面と当接しているため、球抜き部材５８３の仕切部５８３ａ上に遊技球が勢い良く供給されても、その衝撃を、作動棒５８３ｃを介して上皿球抜きスライダ３４３を付勢するコイルバネによって吸収させることができ、球抜き部材５８３等が破損するのを防止することができると共に、遊技球が仕切部５８３ａで跳ね返るのを防止することができるようになっている。

#### 【０１５２】

皿ユニット３００における下皿球抜き機構３５０は、下皿本体３２４の下側で正面視左右に配置された皿サイド中カバー３３０の底板部３３０ｃ同士の間配置される下皿球抜きベース３５１と、下皿球抜きベース３５１の上面に回動可能に軸支され下皿本体３２４の下皿球抜き孔３２４ｂを開閉可能な板状の開閉シャッター３５２と、開閉シャッター３５２を回動させると共に下皿球抜きベース３５１の上面に前後方向へスライド可能に支持された下皿球抜きスライダ３５３と、下皿球抜きスライダ３５３の前端に取付けられる下皿球抜きボタン３５４と、を備えている。

#### 【０１５３】

この下皿球抜きベース３５１は、下皿本体３２４の下皿球抜き孔３２４ｂと対向する位置に上下方向に貫通したベース球抜き孔３５１ａを備えている。また、開閉シャッター３５２は、下皿球抜き孔３２４ｂを閉鎖可能な閉鎖部３５２ａと、閉鎖部３５２ａの前側に配置され下皿球抜き孔３２４ｂと略一致可能な上下方向に貫通したシャッター球抜き孔３５２ｂと、を備えており、下皿球抜きベース３５１との間でコイルバネによって閉鎖部３５２ａが下皿球抜き孔３２４ｂ及びベース球抜き孔３５１ａを閉鎖する位置となるように付勢されている。

#### 【０１５４】

なお、詳細な図示は省略するが、開閉シャッター３５２は、下皿球抜きスライダ３５３と当接可能な当接ピンを備えており、この当接ピンが下皿球抜きスライダ３５３と当接することで、下皿球抜きスライダ３５３によって閉鎖部３５２ａ及びシャッター球抜き孔３５２ｂが後方へ移動するように回動させられたり、コイルバネの付勢力により下皿球抜きスライダ３５３を前方側へスライドさせたりすることができるようになっている。

#### 【０１５５】

また、下皿球抜きボタン３５４は、図示するように、皿ユニット３００における下皿カバー３２８の左右方向中央下側で、左右の皿サイド中カバー３３０に挟まれた位置に配置されるようになっており、その表面形状が下皿カバー３２８や皿サイド中カバー３３０の表面形状に対して滑らかに連続するような形状とされている。

#### 【０１５６】

また、下皿球抜き機構３５０は、開閉シャッター３５２のシャッター球抜き孔３５２ｂが、下皿本体３２４の下皿球抜き孔３２４ｂ及び下皿球抜きベース３５１のベース球抜き孔３５１ａと略一致した回動位置に保持するために、下皿球抜きスライダ３５３を所定位置に保持する保持機構３５５を、更に備えている。

#### 【０１５７】

この下皿球抜き機構３５０は、下皿球抜きボタン３５４の表面形状が下皿カバー３２８等の表面形状と連続したような状態では、下皿球抜きボタン３５４が前方端へ移動した閉状態であり、開閉シャッター３５２の閉鎖部３５２ａによって下皿本体３２４の下皿球抜き孔３２４ｂが閉鎖された状態となっている。この状態で、下皿本体３２４（下皿３０２）内に遊技球を貯留することができるようになっている。閉状態の下皿球抜きボタン３５４を、後方へ押圧すると、下皿球抜きボタン３５４と下皿球抜きスライダ３５３とが後方へスライドすると共に、下皿球抜きスライダ３５３の後方へのスライドによって開閉シャッター３５２がコイルバネの付勢力に抗してその閉鎖部３５２ａ及びシャッター球抜き孔３５２ｂが後方へ移動するように回動することとなる。

#### 【０１５８】

そして、開閉シャッター 3 5 2 が後方へ回動することでシャッター球抜き孔 3 5 2 b が下皿球抜き孔 3 2 4 b 及びベース球抜き孔 3 5 1 a と重なるようになり、やがて、シャッター球抜き孔 3 5 2 b と下皿球抜き孔 3 2 4 b とが一致し、下皿 3 0 2 に貯留された遊技球を下皿球抜き孔 3 2 4 b を介して皿ユニット 3 0 0 の下方へ排出することができる。なお、シャッター球抜き孔 3 5 2 b と下皿球抜き孔 3 2 4 b とが略一致する位置へ下皿球抜きスライダ 3 5 3 が後方へ移動すると、下皿球抜きスライダ 3 5 3 が保持機構 3 5 5 によってスライドが保持されるようになっており、下皿球抜きスライダ 3 5 3 のスライドがロック（保持）されることで下皿球抜きボタン 3 5 4 が後方へ後退した開状態のままとなると共に、シャッター球抜き孔 3 5 2 b が下皿球抜き孔 3 3 2 4 b と一致した状態で保持され、下皿球抜きボタン 3 5 4 を押し続けていなくても、下皿 3 0 2 に貯留された遊技球を下方へ排出することができるようになっている。

10

#### 【 0 1 5 9 】

一方、下皿球抜き孔 3 2 4 b を閉鎖する場合、後退した開状態の下皿球抜きボタン 3 5 4 を更に後方へ押圧すると、保持機構 3 5 5 による下皿球抜きスライダ 3 5 3 の保持が解除されて、下皿球抜きスライダ 3 5 3 がスライドすることができるようになり、コイルバネによって閉鎖部 3 5 2 a が下皿球抜き孔 3 2 4 b を閉鎖する方向へ付勢された開閉シャッター 3 5 2 が、その付勢力によって閉鎖部 3 5 2 a が下皿球抜き孔 3 2 4 b の方向（前方）へ移動する方向へ回動することとなる。そして、開閉シャッター 3 5 2 の前方への回動に伴って下皿球抜きスライダ 3 5 3 が前方へスライドし、閉鎖部 3 5 2 a によって下皿球抜き孔 3 2 4 b が閉鎖されると共に、下皿球抜きボタン 3 5 4 が下皿カバー 3 2 8 等の前面と略一致した閉状態の位置に復帰し、下皿 3 0 2 内に遊技球を貯留することができるようになる。

20

#### 【 0 1 6 0 】

なお、下皿球抜き機構 3 5 0 の保持機構 3 5 5 は、上記の機能を有した公知の技術を用いており、その詳細な機構については、説明を省略する。

#### 【 0 1 6 1 】

皿ユニット 3 0 0 における貸球ユニット 3 6 0 は、後方へ押圧可能な貸球ボタン 3 6 1 及び返却ボタン 3 6 2 を備えていると共に、貸球ボタン 3 6 1 と返却ボタン 3 6 2 の間に貸出残表示部 3 6 3 を備えている。貸球ボタン 3 6 1 が操作されると、球貸スイッチ 3 6 5 a により検出され、返却ボタン 3 6 2 が操作されると、返却スイッチ 3 6 5 b により検出されるようになっている。残度数表示器 3 6 5 c の表示内容は貸出残表示部 3 6 3 を介して視認することができるようになっている。球貸スイッチ 3 6 5 a、返却スイッチ 3 6 5 b、及び残度数表示器 3 6 5 c は、度数表示板 3 6 5 に実装されており、この度数表示板 3 6 5 は、貸球ユニット 3 6 0 の内部に取り付けられている。この貸球ユニット 3 6 0 は、パチンコ遊技機 1 に隣接して設けられた球貸機に対して現金やプリペイドカードを投入した上で、貸球ボタン 3 6 1 を押すと、所定数の遊技球を皿ユニット 3 0 0 の上皿 3 0 1 内へ貸出す（払出す）ことができると共に、返却ボタン 3 6 2 を押すと貸出された分の残りを引いた上で投入した現金の残金やプリペイドカードが返却されるようになっている。また、貸出残表示部 3 6 3 には、球貸機に投入した現金やプリペイドカードの残数が表示されるようになっている。

30

40

#### 【 0 1 6 2 】

この貸球ユニット 3 6 0 は、皿ユニットベース 3 1 0 における上端の装飾部 3 1 0 a に形成された貸球ユニット取付部 3 1 0 b に対して、後側から取付けられるようになっている。また、貸球ユニット 3 6 0 には、後面から後方へ突出し防犯カバー 1 8 0 における軸支側（正面視で左側）の装着弾性片 1 8 5 を装着係止する防犯カバー装着部 3 6 4 を備えている。

#### 【 0 1 6 3 】

#### [ 3 - 7 . 操作ユニット ]

次に、扉枠 5 における操作ユニット 4 0 0 について、主に図 4 1 乃至図 4 6 を参照して説明する。図 4 1 は、扉枠における操作ユニットの正面斜視図であり、図 4 2 は、扉枠に

50

おける操作ユニットの背面斜視図である。また、図 4 3 は、操作ユニットを分解して右前上方から見た分解斜視図であり、図 4 4 は、操作ユニットを分解して右前下方から見た分解斜視図である。更に、図 4 5 は、操作ユニットの断面図であり、図 4 6 は、操作ユニットにおける押圧操作部を押した状態で示す断面図である。

#### 【0164】

本実施形態の扉枠 5 における操作ユニット 4 0 0 は、正面視左右方向の略中央で上皿 3 0 1 の前面に配置され、遊技者が回転操作可能なダイヤル操作部 4 0 1 と、遊技者が押圧可能な押圧操作部 4 0 5 と、を備えており、遊技状態に応じて遊技者の操作を受けたり、ダイヤル操作部 4 0 1 が可動したりすることができ、遊技者に対して遊技球の打込操作だけでなく、遊技中の演出にも参加することができるようにするものである。

10

#### 【0165】

この操作ユニット 4 0 0 は、円環状のダイヤル操作部 4 0 1 と、ダイヤル操作部 4 0 1 の円環内に挿入される円柱状の押圧操作部 4 0 5 と、ダイヤル操作部 4 0 1 の下端と連結される円環状の従動ギア 4 1 0 と、従動ギア 4 1 0 と噛合する円盤状の駆動ギア 4 1 2 と、駆動ギア 4 1 2 が回転軸に固定されるダイヤル駆動モータ 4 1 4 と、従動ギア 4 1 0 を回転可能に支持する円環状のギアレール 4 1 6 a、及び押圧操作部 4 0 5 を上下方向へ摺動可能に支持する円筒状のボタン支持筒 4 1 6 b を有した操作部保持部材 4 1 6 と、操作部保持部材 4 1 6 のボタン支持筒 4 1 6 b 内に配置され押圧操作部 4 0 5 を上方へ付勢するバネ 4 1 8 と、操作部保持部材 4 1 6 のギアレール 4 1 6 a 及びボタン支持筒 4 1 6 b が通過可能な開口 4 2 0 a を有し操作部保持部材 4 1 6 とダイヤル駆動モータ 4 1 4 とが下面に固定されるベース部材 4 2 0 と、ベース部材 4 2 0 の上面を覆いダイヤル操作部 4 0 1 の内筒部 4 0 1 a が通過可能な開口 4 2 2 a を有した上カバー 4 2 2 と、上カバー 4 2 2 の下側にベース部材 4 2 0 を挟むように取付けられベース部材 4 2 0 及びダイヤル駆動モータ 4 1 4 の下面を覆う下カバー 4 2 4 と、を主に備えている。

20

#### 【0166】

本実施形態では、従動ギア 4 1 0 の歯数が駆動ギア 4 1 2 の歯数の 2 倍、つまり減速比が値 2 に選定されているため、ダイヤル駆動モータ 4 1 4 の回転軸に固定された駆動ギア 4 1 2 が 2 回転すると、この駆動ギア 4 1 2 と噛合する従動ギア 4 1 0 が 1 回転するようになっている。なお、ダイヤル駆動モータ 4 1 4 は、ステッピングモータであり、その出力軸が 1 ステップで 15° 回転し、24 ステップで 360° 回転するものである。このため、ダイヤル駆動モータ 4 1 4 の出力軸が 1 ステップで 15° 回転すると、この出力軸に固定された駆動ギア 4 1 2 も 15° 回転し、この回転が従動ギア 4 1 0 に伝わって、減速比が値 2 により、従動ギア 4 1 0 と連結されたダイヤル操作部 4 0 1 も従動ギア 4 1 0 とともに 30° 回転することとなる。

30

#### 【0167】

また、操作ユニット 4 0 0 は、上カバー 4 2 2 の上側を覆うようにベース部材 4 2 0 に固定されダイヤル操作部 4 0 1 の内筒部 4 0 1 a が通過可能な開口 4 2 6 a、及び開口 4 2 6 a の左右両側から外方へ延出し皿ユニット 3 0 0 における操作ユニット取付部 3 1 4 c へ固定するための固定部 4 2 6 b を有したカバー本体 4 2 6 と、カバー本体 4 2 6 の上面を覆う表面カバー 4 2 8 と、ベース部材 4 2 0 の上面に取付けられ操作部保持部材 4 1 6 のボタン支持筒 4 1 6 b 及びダイヤル操作部 4 0 1 の内筒部 4 0 1 a が通過可能な開口 4 3 0 a を有し上面におけるダイヤル操作部 4 0 1 の円環と対応した位置に複数のカラー LED 4 3 0 b が実装されたダイヤル装飾基板 4 3 0 と、ベース部材 4 2 0 の下側に固定され、ダイヤル操作部 4 0 1 の回転を検出する一対の回転検出スイッチ 4 3 2 a、4 3 2 b、押圧操作部 4 0 5 の操作を検出する押圧検出スイッチ 4 3 2 c、及び押圧操作部 4 0 5 の直下の上面に実装されたフルカラー LED 4 3 2 d を有したボタン装飾基板 4 3 2 と、を備えている。回転検出スイッチ 4 3 2 a、4 3 2 b、及び押圧検出スイッチ 4 3 2 c はコ字状の形状を有しており、回転検出スイッチ 4 3 2 a、4 3 2 b は、その開放側が上向きとなるようにボタン装飾基板 4 3 2 に実装されるのに対して、押圧検出スイッチ 4 3 2 c は、その開放側を上向きから 90° 手前側に倒した状態でボタン装飾基板 4 3 2 に実

40

50

装されている。

【0168】

操作ユニット400におけるダイヤル操作部401は、透光性を有した素材により形成されており、上下方向へ延びた筒状の内筒部401aと、内筒部401aの上端から外方へ延出し表面に所定の装飾（具体的には、滑らかな凹凸を有する意匠が施されている。）が施された円環状の天板部401bと、天板部401bの外周端から下方へ筒状に延出し内筒部401aよりも短い外筒部401cと、外筒部401cの下端から外側へ環状に延出する鍔部401dと、を主に備えている。このダイヤル操作部401における鍔部401dの外径は、上カバー422における開口422aの内径よりも大径とされている。また、ダイヤル操作部401は、内筒部401aの下端に連結係止部（図44を参照）を備えており、従動ギア410の連結係止爪410bが係止されることで、ダイヤル操作部401と従動ギア410とを連結することができるようになっている。更に、ダイヤル操作部401は、上端から所定距離下がった位置に内筒部401aの内壁から中心方向へ突出した突出部401fを更に備えている。ダイヤル操作部401の突出部401fは、内筒部401aの内周に沿って環状に形成されている。この突出部401fは、詳細は後述するが、押圧操作部405におけるボタンキャップ407の段部407aと当接することができるようになっており、ボタンキャップ407の段部407aがダイヤル操作部401の突出部401fと当接することで、ボタンキャップ407（押圧操作部405）が、これ以上、内筒部401a内へ没入するのを防止することができるようになっている（図46を参照）。

10

20

【0169】

なお、図示するように、ダイヤル操作部401の突出部401fと、押圧操作部405におけるボタンキャップ407の段部407aは、互いの当接面が、ダイヤル操作部401の中心へ向かうに従って低くなるような傾斜面とされており、互いが当接した時の接触面積が大きくなるようになっている。これにより、押圧操作部405からの荷重をダイヤル操作部401側へより多く分散させる（逃がす）ことができると共に、ダイヤル操作部401からの振動を押圧操作部405側へ伝え易くすることができるようになっている。

【0170】

また、操作ユニット400における押圧操作部405は、上端が閉鎖された円筒状に形成されており、有底筒状のボタン本体406と、ボタン本体406の上端を閉鎖するボタンキャップ407と、ボタンキャップ407の内側に配置されボタン本体406の上端とボタンキャップ407との間に挟持されるキャブインナ408と、を備えている。この押圧操作部405のボタン本体406は、底部下面が下方へ向かうに従って窄まる円錐台形状とされており、この円錐台形状の下面にコイル状のパネ418の上端が挿入されるようになっていると共に、円錐台形状の下面中央に上下方向に貫通する貫通孔406aを備えており、この貫通孔406aを通してボタン装飾基板432のフルカラーLED432dからの光がキャブインナ408、そしてボタンキャップ407へ照射されるようになっている。

30

【0171】

また、ボタン本体406は、外周下部から下方へ向かって延出し下端が軸直角方向外方へ突出した一对の係止爪406bを有しており、この係止爪406bが操作部保持部材416のボタン支持筒416b内に形成された係止凸部416g（図45及び図46を参照）と係止することで、ボタン本体406がボタン支持筒416bから抜けないように、上方への移動端を規制することができるようになっている。また、詳細な図示は省略するが、操作部保持部材416におけるボタン支持筒416b内には、ボタン本体406の係止爪406bが周方向へ移動するのを阻止する当接部を備えており、ボタン本体406（押圧操作部405）が、ボタン支持筒416b内で回転しないようになっている。なお、ボタン本体406の係止爪406bと、ボタン支持筒416b内の当接部との間には、周方向へ所定量の隙間が形成されており、その隙間によって、ボタン本体406が所定角度範囲内で回転することができるようになっている。

40

50

## 【 0 1 7 2 】

また、ボタン本体 4 0 6 は、係止爪 4 0 6 b とは外周下部の異なる位置から下方へ延出しボタン装飾基板 4 3 2 に実装される押圧検出スイッチ 4 3 2 c によって検出可能な押圧検出片 4 0 6 c を備えている。この押圧検出片 4 0 6 c は、バネ 4 1 8 の付勢力に抗してボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が下方へ移動すると、コ字状の押圧検出スイッチ 4 3 2 c における開放側の光軸を遮断することによって検出されるようになっている。

## 【 0 1 7 3 】

押圧検出スイッチ 4 3 2 c は、上述したように、その開放側を手前側に倒した状態でボタン装飾基板 4 3 2 に実装されており、ボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が操作されて下方へ移動したときに、押圧検出片 4 0 6 c がボタン装飾基板 4 3 2 を貫通することができるよう、ボタン装飾基板 4 3 2 に貫通孔 4 3 2 h が形成されている。押圧検出片 4 0 6 c は、貫通孔 4 3 2 h を通り抜けると、下カバー 4 2 4 に取り付けられた圧電素子 4 2 5 の表面に衝突して圧電素子 4 2 5 を押し込むようになっている。押圧検出片 4 0 6 c が圧電素子 4 2 5 に衝突して押し込まれると、圧電素子 4 2 5 がたわみ、ボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が操作されなくなると、バネ 4 1 8 の付勢力によりボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が上方へ向かって押し上げられることにより押圧検出片 4 0 6 c も上方へ向かって押し上げられ、圧電素子 4 2 5 のたわみが解消されて元に戻り、貫通孔 4 3 2 h への押圧検出片 4 0 6 c による貫通が解除されるとともに、押圧検出スイッチ 4 3 2 c における開放側の光軸への押圧検出片 4 0 6 c による遮断も解除される。圧電素子 4 2 5 には、たわんでそのたわみが解消されるという振動が負荷されることにより機械的ひずみが生じて起電力が生じる。圧電素子 4 2 5 は、その振動により生じた機械的ひずみから起電力を得るが、その電力は交流であるため後述する全波整流回路により全波整流されたのちに、後述する梓装飾駆動アンプ基板に備える切替回路を介して、ボタン装飾基板 4 3 2 のフルカラー L E D 4 3 2 d ( 青色発光端子である B 端子 ) へ供給されるようになっている。

## 【 0 1 7 4 】

押圧操作部 4 0 5 のボタンキャップ 4 0 7 は、図示するように、上下方向の略中央よりも下側の外径が上側よりも小径とされており、上側と下側との間に段部 4 0 7 a が形成されている。このボタンキャップ 4 0 7 ( 押圧操作部 4 0 5 ) は、段部 4 0 7 a よりも下側が、ダイヤル操作部 4 0 1 における突出部 4 0 1 f の内径よりも小径とされていると共に、段部 4 0 7 a よりも上側が、ダイヤル操作部 4 0 1 の内筒部 4 0 1 a の内径よりも小径で突出部 4 0 1 f の内径よりも大径とされている。これにより、ボタンキャップ 4 0 7 ( 押圧操作部 4 0 5 ) を、ダイヤル操作部 4 0 1 の上側から内筒部 4 0 1 a 内へ挿入すると、ボタンキャップ 4 0 7 の段部 4 0 7 a がダイヤル操作部 4 0 1 の突出部 4 0 1 f に当接して、ボタンキャップ 4 0 7 ( 押圧操作部 4 0 5 ) が、これ以上、内筒部 4 0 1 a 内へ没入することができないようになっている ( 図 4 6 を参照 ) 。

## 【 0 1 7 5 】

更に、押圧操作部 4 0 5 のボタンキャップ 4 0 7 及びキャップインナ 4 0 8 は、無色又は白色の透光性を有した素材によって形成されている。キャップインナ 4 0 8 の上面には「 P u s h 」の文字が横書きに形成されており、その文字がボタンキャップ 4 0 7 を通して外側から視認することができるようになっている。

## 【 0 1 7 6 】

操作ユニット 4 0 0 における従動ギア 4 1 0 は、円環状の外周に駆動ギア 4 1 2 と噛合する複数のギア歯を備えている。この従動ギア 4 1 0 は、その内径が操作部保持部材 4 1 6 におけるボタン支持筒 4 1 6 b の外径よりも若干大径とされていると共に、下面に操作部保持部材 4 1 6 のギアレール 4 1 6 a と当接する円環状の摺動面 4 1 0 a を備えている。この従動ギア 4 1 0 をボタン支持筒 4 1 6 b へ挿入すると共に、摺動面 4 1 0 a をギアレール 4 1 6 a 上に当接させることで、従動ギア 4 1 0 がボタン支持筒 4 1 6 b と略同心状に摺動回転することができるようになっている。

## 【 0 1 7 7 】

10

20

30

40

50

また、従動ギア 410 は、上端の対向する位置から上方へ延出した上で内側へ向かって突出する一対の連結係止爪 410b を備えており、この連結係止爪 410b がダイヤル操作部 401 における内筒部 401a の連結係止部 401e と係止することで、従動ギア 410 とダイヤル操作部 401 とが一体回転可能に連結されるようになっている。

【0178】

また、従動ギア 410 は、下端から下方へ突出し周方向に一定間隔で列設された複数の回転検出片 410c を備えている。これら回転検出片 410c は、ボタン装飾基板 432 に取付けられた一対のコ字状の回転検出スイッチ 432a, 432b における開放側の光軸を遮断することによって検出されるようになっており、詳細は後述するが、回転検出片 410c と回転検出片 410c 同士の間形成されたスリット 410d とにより、回転検出片 410c に対する各回転検出スイッチ 432a, 432b の検出パターンによって従動ギア 410、つまりダイヤル操作部 401 の回転方向を検出することができるようになっている。なお、本実施形態では、回転検出片 410c とスリット 410d における周方向の長さが、略同じ長さとしてされている。

【0179】

また、操作ユニット 400 における駆動ギア 412 は、図示するように、従動ギア 410 と噛合する平歯車とされており、ダイヤル駆動モータ 414 の回転軸と一体回転可能に固定されている。また、ダイヤル駆動モータ 414 は、回転方向、回転速度、及び回転角度を任意に制御可能な公知のステッピングモータとされており、ダイヤル駆動モータ 414 によって回転軸を介して駆動ギア 412 を回転駆動させることで、従動ギア 410 を介してダイヤル操作部 401 を回転させることができるようになっている。また、ダイヤル駆動モータ 414 によって駆動ギア 412 (回転軸) を正転させる回転と逆転させる回転とを交互に小刻みに繰返させることで、ダイヤル操作部 401 を時計方向への回転と反時計方向への回転とを交互に小刻みに繰返させるようにすることができるため、ダイヤル操作部 401 を振動させることができる。また、回転検出スイッチ 432a, 432b からの検出信号等に基づいて所定回転角度毎にダイヤル駆動モータ 414 の回転を短時間停止させるようにすることで、ダイヤル操作部 401 の回転操作に対して、クリック感を付与することができるようになっている。

【0180】

更に、操作ユニット 400 における操作部保持部材 416 は、従動ギア 410 を回転可能に支持する円環状のギアレール 416a と、ギアレール 416a の内側から上方へ筒状に突出し内部に押圧操作部 405 のボタン本体 406 を上下方向へ摺動可能に支持するボタン支持筒 416b と、ボタン支持筒 416b 内の底部近傍の内周面に形成されボタン本体 406 の係止爪 406b と係止可能な係止凸部 416g (図 45 及び図 46 を参照) と、ボタン支持筒 416b 内の底部中央を貫通しボタン装飾基板 432 に実装されたフルカラー LED 432d からの光をボタン支持筒 416b 内 (押圧操作部 405) へ送る貫通孔 416c と、ボタン支持筒 416b よりも外側の底部を上下方向に貫通しボタン装飾基板 432 に取付けられた回転検出スイッチ 432a, 432b が通過可能な開口部 416d と、ボタン支持筒 416b 内の底部を上下方向に貫通しボタン装飾基板 432 に取付けられた押圧検出スイッチ 432c が上側から臨む開口部 416e と、下面から下方へ延出しボタン装飾基板 432 を係止保持するための一対の基板保持爪 416f と、を備えている。

【0181】

また、操作部保持部材 416 は、詳細な図示は省略するが、ボタン支持筒 416b 内に配置され、ボタン本体 406 の係止爪 406b に対して周方向へ所定量の隙間を形成すると共に係止爪 406b と当接可能とされた複数の当接部を更に備えている。この当接部によって、ボタン本体 406 (押圧操作部 405) が、所定角度範囲内で回動できると共に、ボタン支持筒 416b 内でグルグルと回転しないようになっている。更に、操作部保持部材 416 は、詳細な説明は省略するが、ベース部材 420 へ固定するためのビス孔や、ベース部材 420 やボタン装飾基板 432 との位置決めをするための位置決め

10

20

30

40

50



ボス等が適宜位置に備えられている。

【0182】

この操作部保持部材416は、ボタン支持筒416bの外周に従動ギア410を挿通させてギアレール416a上に載置することで、従動ギア410（ダイヤル操作部401）を所定の回転軸を中心として摺動回転可能に支持することができるようになっている。また、ボタン支持筒416b内に押圧操作部405のボタン本体406を挿入することで、ボタン本体406を介して押圧操作部405を上下方向へ摺動可能に支持することができるようになっている。なお、ボタン支持筒416b内の底部とボタン本体406の円錐台状の下面と間に、コイル状のパネ418が配置されるようになっており、このパネ418によって、ボタン本体406（押圧操作部405）が上方へ向かって付勢された状態となっている。

10

【0183】

操作ユニット400におけるベース部材420は、アルミ合金等の金属により形成されており、ダイヤル操作部401や押圧操作部405を強く叩いても操作ユニット400が破損し難いようになっている。このベース部材420は、操作部保持部材416の外周が嵌合可能とされ上方へ向かって窪んだ下部凹部420bと、下部凹部420bの底部（天井部）を上下方向に貫通し操作部保持部材416のギアレール416aが通過可能な内形とされた開口420aと、開口420aを挟んで下部凹部420bとは反対側に配置され少なくとも従動ギア410を収容可能な下方へ向かって窪んだ上部凹部420cと、を備えている。また、ベース部材420は、図44に示すように、下部凹部420bの外側に

20

【0184】

また、ベース部材420は、上部凹部420cの外側に上方に配置されるカバー本体426を固定するための複数のカバー固定部420gと、カバー固定部420gとは上部凹部420cの外側の異なる位置から上方へ突出しダイヤル装飾基板430を取付けるための複数の基板取付ボス420hと、を備えている。更に、ベース部材420は、詳細な説明は省略するが、その上面及び下面の適宜位置に、各部材の位置決めをするための位置決めボスや、取付孔等が形成されている。

30

【0185】

このベース部材420は、中央の開口420aに対して、下側からボタン支持筒416b及びギアレール416aが通過するように下部凹部420b内に操作部保持部材416を嵌合挿入した上で、所定のビスを上側から下部凹部420bの天井部を通して操作部保持部材416にねじ込むことで、操作部保持部材416を支持することができるようになっている。ベース部材420は、詳細な図示は省略するが、操作部保持部材416を支持した状態では、ギアレール416aの上端が下部凹部420bの天井部の上面、つまり、上部凹部420cの底面よりも僅かに上方へ突出した状態となるようになっており、ギアレール416a上に載置される従動ギア410が、上部凹部420c内で問題なく摺動回

40

【0186】

また、ベース部材420の脚部420eは、その下端に形成された位置決め孔420fが、後述する下カバー424における底部の上面に形成された位置決め突起424aと嵌合するようになっており、ベース部材420と下カバー424とが互いに決められた位置に位置決めすることができるようになっている。また、ベース部材420の基板取付ボス420hは、上部凹部420c内に収容配置された従動ギア410よりも上方の位置まで突出しており、基板取付ボス420h上に取付けられたダイヤル装飾基板430が、従動ギア410と接触しないようになっている。

【0187】

50

更に、ベース部材 420 は、モータ取付部 420 d にダイヤル駆動モータ 414 を取付けることで、ダイヤル駆動モータ 414 の上面と面で接触するようになっており、ダイヤル駆動モータ 414 からの熱をベース部材 420 側へ十分に伝達させることができ、ダイヤル駆動モータ 414 の熱を、ベース部材 420 によって放熱させることができるようになっている。これにより、ダイヤル駆動モータ 414 の過熱を抑制させることができ、過熱によりダイヤル駆動モータ 414 等に不具合が発生するのを防止することができるようになっている。

#### 【0188】

操作ユニット 400 の上カバー 422 は、下方が開放された箱状で、その天板にダイヤル操作部 401 の外筒部 401 c が通過可能で鏝部 401 d が通過不能とされた内径の開口 422 a を備えている。この上カバー 422 は、平面視で、押圧操作部 405 ( 従動ギア 410 ) の軸心と、ダイヤル駆動モータ 414 ( 駆動ギア 412 ) の軸心とを結ぶ方向 ( パチンコ遊技機 1 における左右方向 ) が長く伸びたように形成されており、その長軸方向両端に下方へ突出した係合爪 422 b を備えており、この係合爪 422 b を下カバー 424 の係合部 424 b に係合させることで、上カバー 422 と下カバー 424 とを組立てることができるようになっている。

#### 【0189】

また、上カバー 422 は、短軸方向 ( パチンコ遊技機 1 における前後方向 ) の一方 ( パチンコ遊技機 1 における前側 ) の外周から下方へ延出した上で下端が外側へ突出した爪状の係止片 422 c を備えている。この係止片 422 c は、皿ユニット 300 における上皿前部装飾部材 316 と係止することができるようになっており、係止片 422 c を上皿前部装飾部材 316 に係止させることで、操作ユニット 400 が操作ユニット取付部 314 c から上方へ抜けるのを阻止することができるようになっている。

#### 【0190】

この上カバー 422 は、ベース部材 420 に、操作部保持部材 416、従動ギア 410、ダイヤル装飾基板 430、及びダイヤル操作部 401 等を取付けた状態で、開口 422 a に対して下側からダイヤル操作部 401 が通るようにベース部材 420 の上方を覆うことで、開口 422 a によってダイヤル操作部 401 が上方へ抜けるのを防止することができるようになっている。

#### 【0191】

一方、操作ユニット 400 の下カバー 424 は、上方が開放された箱状で、外周形状が上カバー 422 の外周と略一致した形状とされており、底部上面の所定位置にベース部材 420 における脚部 420 e 下端の位置決め孔 420 f と嵌合可能な位置決め突起 424 a を備えている。この下カバー 424 は、長軸方向 ( パチンコ遊技機 1 における左右方向 ) 両端の上部に、上カバー 422 の係合爪 422 b と係合可能な係合部 424 b を備えており、この係合部 424 b に係合爪 422 b を係合させることで、下カバー 424 に上カバー 422 を取付けることができるようになっている。

#### 【0192】

操作ユニット 400 におけるカバー本体 426 は、図示するように、中央に上下方向に貫通しダイヤル操作部 401 ( 鏝部 401 d を除く ) が通過可能な開口 426 a と、開口 426 a の左右両側から外方へ延出し皿ユニット 300 の操作ユニット取付部 314 c に固定される固定部 426 b と、開口 426 a の外周下面から下方へ延出しベース部材 420 のカバー固定部 420 g に固定される固定ボス 426 c と、を備えている。

#### 【0193】

操作ユニット 400 は、カバー本体 426 の固定部 426 b を介して皿ユニット 300 に取付けられるようになっており、詳細な図示は省略するが、皿ユニット 300 の操作ユニット取付部 314 c に取付けた状態では、操作ユニット 400 ( 下カバー 424 ) の下面が操作ユニット取付部 314 c の上面よりも若干浮いた状態 ( 例えば、0.5 mm ~ 2.0 mm ) で取付けられるようになっており、操作ユニット 400 を押圧操作した場合や叩いた場合に、カバー本体 426 が弾性変形して衝撃を緩和させることができるようにな

10

20

30

40

50

っている。

#### 【0194】

なお、この操作ユニット400は、表面カバー428を外した状態で、皿ユニット300の操作ユニット取付部314cに対して、カバー本体426の固定部426bを所定のビスで取付け、その後、カバー本体426の上面に表面カバー428を取付けるような構造となっている。

#### 【0195】

本実施形態の操作ユニット400は、ダイヤル操作部401と共に回転する従動ギア410の回転検出片410cが、隣接する回転検出片410c同士の間のスリットにおける周方向の長さと、回転検出片410cの周方向の長さが同じ長さとされている。また、ボタン装飾基板432に取付けられた一对の回転検出スイッチ432a, 432bは、ダイヤル操作部401に対応した周方向の間隔が、回転検出片410cの周方向における長さの2.5倍の間隔とされている。これにより、詳細は後述するが、遊技者がダイヤル操作部401を回転操作することで、一对の回転検出スイッチ432a, 432bによる回転検出片410cの検出と非検出とにタイムラグが発生し、各回転検出スイッチ432a, 432bによる回転検出片410cの検出パターンから、ダイヤル操作部401が何れの方

10

#### 【0196】

また、本実施形態の操作ユニット400は、詳細は後述するが、ダイヤル駆動モータ414の駆動力によって、ダイヤル操作部401を時計回りや、反時計回りの方向へ回転させることができるようになっている。また、操作ユニット400は、ステッピングモータを用いたダイヤル駆動モータ414の駆動力によって、ダイヤル操作部401を、カクカクと段階的に回転させたり、遊技者がダイヤル操作部401を回転操作した時に、その回転を補助したり、わざと回らないようにしたり、回転にクリック感を付与したりすることができるようになっている。更に、操作ユニット400は、ダイヤル駆動モータ414を小刻みに正転させる回転と逆転させる回転とを交互に繰返させることで、ダイヤル操作部401を振動させるようにすることができるようになっている。

20

#### 【0197】

また、本実施形態の操作ユニット400は、図46に示すように、押圧操作部405を下方へ押圧すると、ボタンキャップ407の段部407aがダイヤル操作部401の突出部401fへ当接して、ボタンキャップ407(押圧操作部405)が、これ以上、内筒部401a内へ没入することができないようになっているので、押圧操作部405へ加えられた荷重を、段部407a及び突出部401fを介してダイヤル操作部401側へ分散させることができ、押圧操作部405(操作ユニット400)が壊れ難いようになっている。

30

#### 【0198】

更に、本実施形態の操作ユニット400は、押圧操作部405を押圧してボタンキャップ407の段部407aとダイヤル操作部401の突出部401fとが当接した状態で、ダイヤル駆動モータ414を小刻みに正転させる回転と逆転させる回転とを交互に繰返させることで、ダイヤル操作部401と共に押圧操作部405も振動させるようにすることができ、押圧操作部405の振動によって遊技者を驚かせて遊技や演出を楽しませることができるようになっている。

40

#### 【0199】

次に、ダイヤル駆動モータ414を小刻みに正転させる回転と逆転させる回転とを交互に繰返させることで、ダイヤル操作部401を振動させるようにすることができるダイヤル加振制御について説明する。ダイヤル駆動モータ414は、上述したように、ステッピングモータであり、その出力軸が1ステップで15°回転し、24ステップで360°回転するものである。このため、ダイヤル駆動モータ414の出力軸が1ステップで15°回転すると、この出力軸に固定された駆動ギア412も15°回転し、この回転が従動ギア410に伝わって、減速比が値2により、従動ギア410と連結されたダイヤル操作部

50

4 0 1 も従動ギア 4 1 0 とともに 3 0 ° 回転することとなる。

【 0 2 0 0 】

ダイヤル駆動モータ 4 1 4 の出力軸を 1 ステップだけ正転させたのち、1 ステップだけ逆転させる、このような 1 ステップの正転させる回転と逆転させる回転とを交互に繰り返すことにより、ダイヤル操作部 4 0 1 を小刻みに時計回りと反時計回りのいずれにも交互に回転させてダイヤル操作部 4 0 1 がまるで振動しているかの状態を作り出すことができる。ダイヤル操作部 4 0 1 の天板部 4 0 1 b の表面には、滑らかな凹凸を有する意匠が施されているため、ダイヤル操作部 4 0 1 が小刻みに時計回りと反時計回りのいずれにも交互に回転させられると、ダイヤル操作部 4 0 1 の天板部 4 0 1 b に遊技者の指や手のひらが触れることにより、天板部 4 0 1 b の表面に施された滑らかな凹凸によって指や手のひらが動かされて振動が加わるように遊技者に感じさせることもできるようになっている。

10

【 0 2 0 1 】

このようなダイヤル駆動モータ 4 1 4 の出力軸を 1 ステップだけ正転させる回転と逆転させる回転とを交互に繰り返すダイヤル加振制御は、具体的には、周辺制御基板 4 1 4 0 の周辺制御部 4 1 5 0 ( 図 1 0 0 を参照 ) により行われる。この周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a ( 図 1 0 0 を参照 ) は、主制御基板 4 1 0 0 ( 図 1 0 0 を参照 ) からのコマンド ( 例えば、特図 1 同調演出関連に区分される特図 1 同調演出開始コマンド、特図 2 同調演出関連に区分される特図 2 同調演出開始コマンド等 ( 図 1 1 8 を参照 ) ) を受信すると、この受信したコマンドに基づいて、後述する周辺制御部電源投入時処理の周辺制御部定常処理において ( 図 1 4 3 のステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 を参照 ) 、ダイヤル駆動モータ 4 1 4 の出力軸を 1 ステップだけ正転させる回転と逆転させる回転とを交互に繰り返すためのスケジュールデータに従ってダイヤル加振制御を行う。このダイヤル加振制御のスケジュールデータは、ダイヤル加振制御の開始時期、終了時期が規定されているものであり、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b ( 図 1 0 0 を参照 ) に予め複数記憶されている。周辺制御 M P U 4 1 5 0 a は、後述する周辺制御部 1 m s タイマ割り込み処理におけるモータ及びソレノイド駆動処理において ( 図 1 4 5 のステップ S 1 1 0 4 を参照 ) 、スケジュールデータに従ってダイヤル加振制御を行う。

20

【 0 2 0 2 】

次に、ダイヤル操作部 4 0 1 を時計回りや、反時計回りの方向へ回転させることができる回転方向転換制御について説明する。ダイヤル操作部 4 0 1 は、上述したように、従動ギア 4 1 0 に連結されており、この従動ギア 4 1 0 に一定間隔で列設された複数の回転検出片 4 1 0 c が一对の回転検出スイッチ 4 3 2 a , 4 3 2 b によって検出された検出パターンに基づいて回転方向が検出されるようになっている。

30

【 0 2 0 3 】

回転方向転換制御は、ダイヤル操作部 4 0 1 を時計方向に回転させている際に、遊技者の指や手のひらがダイヤル操作部 4 0 1 に触れてダイヤル操作部 4 0 1 の回転が停止したときには、回転方向を転換してダイヤル操作部 4 0 1 を反時計方向に回転開始させたり、ダイヤル操作部 4 0 1 を反時計方向に回転させている際に、遊技者の指や手のひらがダイヤル操作部 4 0 1 に触れてダイヤル操作部 4 0 1 の回転が停止したときには、回転方向を転換してダイヤル操作部 4 0 1 を時計方向に回転開始させたりする。ダイヤル操作部 4 0 1 の回転が停止している状態では、ダイヤル操作部 4 0 1 と連結された従動ギア 4 1 0 の回転も停止するため、この従動ギア 4 1 0 と噛合する駆動ギア 4 1 2 に固定されたダイヤル駆動モータ 4 1 4 の出力軸の回転も停止され、ステッピングモータであるダイヤル駆動モータ 4 1 4 が脱調した状態となる。このように、本実施形態では、ステッピングモータであるダイヤル駆動モータ 4 1 4 を遊技者の意志によって脱調させることができるようになっているため、遊技者は、指や手のひらをダイヤル操作部 4 0 1 に触ってダイヤル操作部 4 0 1 の回転を強制的に停止させたり、回転方向を転換させたりすることができる。

40

【 0 2 0 4 】

50

具体的には、周辺制御基板 4 1 4 0 の周辺制御部 4 1 5 0 ( 図 1 0 0 を参照 ) により行われる。この周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a ( 図 1 0 0 を参照 ) は、主制御基板 4 1 0 0 ( 図 1 0 0 を参照 ) からのコマンド ( 例えば、特図 1 同調演出関連に区分される特図 1 同調演出開始コマンド、特図 2 同調演出関連に区分される特図 2 同調演出開始コマンド等 ( 図 1 1 8 を参照 ) ) を受信すると、この受信したコマンドに基づいて、後述する周辺制御部電源投入時処理の周辺制御部定常処理において ( 図 1 4 3 のステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 を参照 ) 、ダイヤル駆動モータ 4 1 4 の出力軸を正転させる回転と逆転させる回転とを行うためのスケジュールデータに従って回転方向転換制御を行う。この回転方向転換制御のスケジュールデータは、ダイヤル駆動モータ 4 1 4 の出力軸を回転開始時期、回転終了時期が規定されているものであり、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b ( 図 1 0 0 を参照 ) に予め複数記憶されている。周辺制御 M P U 4 1 5 0 a は、後述する周辺制御部 1 m s タイマ割り込み処理における操作ユニット情報取得処理において ( 図 1 4 5 のステップ S 1 1 0 8 を参照 ) の一処理として実行される回転検出スイッチ履歴作成処理 ( 図 1 4 8 を参照 ) で作成された回転検出スイッチ検出履歴情報 D S W 0 - H I S T , D S W 1 - H I S T から、ダイヤル操作部 4 0 1 が停止している状態であるか ( 換言すると、ダイヤル駆動モータ 4 1 4 が脱調している状態であるか ) 、時計方向に回転している状態であるか、反時計方向に回転している状態であるか、を把握し、周辺制御部 1 m s タイマ割り込み処理におけるモータ及びソレノイド駆動処理において ( 図 1 4 5 のステップ S 1 1 0 4 を参照 ) 、スケジュールデータに従って回転方向転換制御を行う。

10

20

#### 【 0 2 0 5 】

例えば、周辺制御 M P U 4 1 5 0 a は、現在、ダイヤル操作部 4 0 1 を時計方向に回転させている場合に、回転検出スイッチ検出履歴情報 D S W 0 - H I S T , D S W 1 - H I S T から、ダイヤル操作部 4 0 1 が時計方向に回転している状態であることを把握すると、継続してダイヤル操作部 4 0 1 を時計方向に回転させるスケジュールデータに従って回転方向転換制御を行うのに対して、ダイヤル操作部 4 0 1 が停止している状態 ( 換言すると、ダイヤル駆動モータ 4 1 4 が脱調している状態 ) 、又は反時計方向に回転している状態であることを把握すると、ダイヤル操作部 4 0 1 を反時計方向に回転させるスケジュールデータに従って回転方向転換制御を行う。

30

#### 【 0 2 0 6 】

また、周辺制御 M P U 4 1 5 0 a は、現在、ダイヤル操作部 4 0 1 を反時計方向に回転させている場合に、回転検出スイッチ検出履歴情報 D S W 0 - H I S T , D S W 1 - H I S T から、ダイヤル操作部 4 0 1 が反時計方向に回転している状態であることを把握すると、継続してダイヤル操作部 4 0 1 を反時計方向に回転させるスケジュールデータに従って回転方向転換制御を行うのに対して、ダイヤル操作部 4 0 1 が停止している状態 ( 換言すると、ダイヤル駆動モータ 4 1 4 が脱調している状態 ) 、又は時計方向に回転している状態であることを把握すると、ダイヤル操作部 4 0 1 を時計方向に回転させるスケジュールデータに従って回転方向転換制御を行う。

40

#### 【 0 2 0 7 】

このように、上述した、ダイヤル加振制御、及び回転方向転換制御は、どちらもダイヤル駆動モータ 4 1 4 の出力軸を正転又は逆転させているものの、後者の回転方向転換制御は、ダイヤル操作部 4 0 1 の回転方向が実際に周辺制御 M P U 4 1 5 0 a が意図する方向と逆回転している場合や停止している場合等の外的要因が発生した場合に実行されるのに対して、前者のダイヤル加振制御は、外的要因の発生に関係なく、ダイヤル駆動モータ 4 1 4 の出力軸を正転又は逆転させる期間が予め設定されて実行される点でまったく相違する。

#### 【 0 2 0 8 】

また、回転方向転換制御では、ダイヤル駆動モータ 4 1 4 が脱調している状態であることを把握すると、ダイヤル操作部 4 0 1 の回転方向を逆回転方向に急転換させるのに対して、ダイヤル加振制御では、ダイヤル操作部 4 0 1 を振動させる点でまったく相違するた

50

め、回転方向転換制御では、ダイヤル加振制御によって創出されるダイヤル操作部 4 0 1 を用いた演出の感覚とまったく異なった感覚の演出を、同一のダイヤル操作部 4 0 1 を用いて創出することができる。

#### 【0209】

次に、ダイヤル操作部 4 0 1 の回転操作に対してクリック感を付与することができるクリック発生制御について説明する。ダイヤル駆動モータ 4 1 4 は、上述したように、ステッピングモータであるため、ステッピングモータの特定の相への通電状態（励磁状態）を維持することでダイヤル駆動モータ 4 1 4 の出力軸に静止トルクを発生させることができる。そこで、本実施形態では、特定の 1 相に対して励磁状態を維持して静止トルクを発生させる第 1 の静止トルク発生状態と、特定の 2 相に対して励磁状態を維持して静止トルクを発生させる第 2 の静止トルク発生状態と、を作り出す仕組みを採用している。

10

#### 【0210】

第 1 の静止トルク発生状態では、この状態における静止トルクを超えてダイヤル操作部 4 0 1 を回転させる場合には、このダイヤル操作部 4 0 1 を回転が従動ギア 4 1 0、そして駆動ギア 4 1 2 が固定されたダイヤル駆動モータ 4 1 4 の出力軸に伝わると、この出力軸が脱調して 1 ステップずつ回転、つまり 1 5 ° ずつカクカクと回転し、この脱調してカクカク回転する動作がダイヤル操作部 4 0 1 のクリック感として伝わる。第 2 の静止トルク発生状態でも、この状態における静止トルクを超えてダイヤル操作部 4 0 1 を回転させる場合には、このダイヤル操作部 4 0 1 を回転が従動ギア 4 1 0、そして駆動ギア 4 1 2 が固定されたダイヤル駆動モータ 4 1 4 の出力軸に伝わると、この出力軸が脱調して 1 ステップずつ回転、つまり 1 5 ° ずつカクカクと回転し、この脱調してカクカク回転する動作がダイヤル操作部 4 0 1 のクリック感として伝わる。

20

#### 【0211】

第 2 の静止トルク発生状態では、特定の 2 相に対して励磁状態を維持しているため、特定の 1 相に対して励磁状態を維持している第 1 の静止トルク発生状態に対して 2 倍の静止トルクを得ることができる。換言すると、第 2 の静止トルク発生状態におけるダイヤル操作部 4 0 1 のクリック感は、第 1 の静止トルク発生状態におけるダイヤル操作部 4 0 1 のクリック感の 2 倍となって伝わることとなる。

#### 【0212】

ステッピングモータは、通常、制御不能とならないように脱調を防止するように制御されるものであるが、本実施形態では、ステッピングモータを積極的に脱調させる制御を行うことにより、ダイヤル操作部 4 0 1 の回転操作にクリック感を得ることができるとともに、そのクリック感を 2 段階に発生させることにより、第 1 の静止トルク発生状態におけるダイヤル操作部 4 0 1 のクリック感を軽く感じさせることができるのに対して、第 2 の静止トルク発生状態におけるダイヤル操作部 4 0 1 のクリック感を重く感じさせることができる。

30

#### 【0213】

このようなダイヤル操作部 4 0 1 の回転操作に対してクリック感を付与することができるクリック発生制御は、具体的には、周辺制御基板 4 1 4 0 の周辺制御部 4 1 5 0（図 1 0 0 を参照）により行われる。この周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a（図 1 0 0 を参照）は、主制御基板 4 1 0 0（図 1 0 0 を参照）からのコマンド（例えば、特図 1 同調演出関連に区分される特図 1 同調演出開始コマンド、特図 2 同調演出関連に区分される特図 2 同調演出開始コマンド等（図 1 1 8 を参照））を受信すると、この受信したコマンドに基づいて、後述する周辺制御部電源投入時処理の周辺制御部定常処理において（図 1 4 3 のステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 を参照）、ダイヤル駆動モータ 4 1 4 の出力軸に静止トルクを発生させるためのスケジュールデータに従ってクリック発生制御を行う。このクリック発生制御のスケジュールデータは、ダイヤル駆動モータ 4 1 4 の出力軸に静止トルクを発生させる時期、停止する時期が規定されているものであり、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b（図 1 0 0 を参照）に予め複数記憶されている。周辺制御 M P U 4 1 5 0 a は、周辺制御部 1 m s タイマ割り込み処理におけるモー

40

50

タ及びソレノイド駆動処理において（図１４５のステップＳ１１０４を参照）、スケジュールデータに従ってクリック発生制御を行う。

【０２１４】

このように、クリック発生制御では、ダイヤル操作部４０１が停止した状態であるときに実行させるものであるのに対して、回転方向転換制御では、ダイヤル操作部４０１が回転しているときに実行されるものである点でまったく相違する。また、クリック発生制御では、ダイヤル操作部４０１を回転させるとクリック感があるのに対して、回転方向転換制御では、ダイヤル操作部４０１の回転を妨げたり（阻止したり）することで回転方向が逆回転方向に急転換する点でまったく相違するため、クリック発生制御では、回転方向転換制御によって創出されるダイヤル操作部４０１を用いた演出の感覚とまったく異なった感覚の演出を、同一のダイヤル操作部４０１を用いて創出することができる。

10

【０２１５】

ここで、ダイヤル駆動モータ４１４の出力軸に静止トルクをまったく付与しないトルクフリー制御について説明する。このトルクフリー制御では、ダイヤル駆動モータ４１４の各相がすべて無通電状態（無励磁状態）となり、ダイヤル駆動モータ４１４の出力軸がトルクフリーとなる。つまり、ダイヤル操作部４０１を時計回りや、反時計回りの方向へ回転させても、その操作を妨げる負荷やクリック感等がまったく発生しない状態となる。

【０２１６】

トルクフリー制御を利用する演出について簡単に説明すると、例えば、ダイヤル操作部４０１を操作してダイヤル操作部４０１の回転にともなって選択される演出画面を液晶表示装置１９００（図９５を参照）に表示するとともに、上述した、クリック発生制御によって、ダイヤル操作部４０１にクリック感を付与し、遊技者がダイヤル操作部４０１を操作して、時計方向、又は反時計方向へ回転させているときに、突然、クリック発生制御を止めてトルクフリーとなる状態、つまりトルクフリー制御に移行し、遊技者が意図しない演出画面を選択させる（足をすくう）演出に利用することができる。換言すると、クリック発生制御では、ダイヤル駆動モータ４１４の出力軸に静止トルクが発生させるのに対して、トルクフリー制御では、その発生させた静止トルクを強制的に解除することで遊技者の指や手のひらに付与されるダイヤル操作部４０１からの負荷である静止トルクを突然取り除くことができるため、その静止トルクの強制的な解除がダイヤル操作部４０１の回転操作にスリッパ感として遊技者の指や手のひらに付与されることとなる。

20

30

【０２１７】

このように、本実施形態では、ステッピングモータを利用して可動体を駆動するという、これまでの発想に加えて、ステッピングモータをマンマシンインターフェイスとしても用いるという、まったく新しい発想に基づくものである。

【０２１８】

なお、本実施形態では、図示しないが、周辺制御基板４１４０の周辺制御ＭＰＵ４１５０ａ（図１００を参照）は、後述する周辺制御部１ｍｓタイマ割り込み処理における操作ユニット情報取得処理において（図１４５のステップＳ１１０８を参照）の一処理として実行される回転検出スイッチ履歴作成処理（図１４８を参照）で作成された回転検出スイッチ検出履歴情報ＤＳＷ０－ＨＩＳＴ，ＤＳＷ１－ＨＩＳＴから、ダイヤル操作部４０１が停止している状態であるか、時計方向に回転している状態であるか、反時計方向に回転している状態であるか、を把握しているため、遊技者が演出の進行と無関係に（例えば、演出とリンクしてダイヤル操作部４０１を操作させる（操作を促す演出等）以外の演出）ダイヤル操作部４０１の有無を監視することができるようになっている。これにより、周辺制御ＭＰＵ４１５０ａは、ダイヤル操作部４０１が遊技者の指や手のひらにより操作されている状態であると把握したときにはダイヤル駆動モータ４１４の出力軸を回転させてダイヤル操作部４０１を時計回り、又は反時計回りに回転させるという挙動を付与して遊技者によるダイヤル操作部４０１の回転方向に対抗して回転するようになっている。

40

【０２１９】

周辺制御ＭＰＵ４１５０ａは、演出の進行とまったく無関係にダイヤル操作部４０１が

50

遊技者の指や手のひらにより操作されている状態であると把握したときにはダイヤル駆動モータ414の出力軸を回転させてダイヤル操作部401を時計回り、又は反時計回りに回転させるスケジュールデータに従って回転拳動付与制御を行う。この回転拳動付与制御のスケジュールデータは、ダイヤル駆動モータ414の出力軸を回転させる回転方向や回転速度等が規定されているものであり、周辺制御部4150の周辺制御ROM4150b(図100を参照)に予め複数記憶されている。周辺制御MPU4150aは、周辺制御部1msタイマ割り込み処理におけるモータ及びソレノイド駆動処理において(図145のステップS1104を参照)、スケジュールデータに従って回転拳動付与制御を行う。

#### 【0220】

このように、周辺制御基板4140の周辺制御部4150は、演出の進行とまったく無関係にダイヤル操作部401が遊技者の指や手のひらにより操作されている状態であると把握したときにはダイヤル駆動モータ414の出力軸が回転することによってダイヤル操作部401に拳動が付与されるようになっているため、突発的にダイヤル操作部401が動き出すこととなる。換言すると、遊技者が演出とまったく関係ない無意味な操作をダイヤル操作部401に対して行くと、これにパチンコ遊技機1が応えてダイヤル操作部401に拳動が付与されるようになっており、遊技者がダイヤル操作部401に対して無意味な操作を行わないように注意を促すような振る舞いをする。このようなダイヤル操作部401による拳動により、まるでパチンコ遊技機1が意志を持っているかのような印象を遊技者に与えることができる。したがって、操作部材による斬新な遊技性を創出することができる。

#### 【0221】

#### [3-8. ハンドル装置]

次に、扉枠5におけるハンドル装置500について、主に図47を参照して説明する。図47は、扉枠5におけるハンドル装置を分解した後から見た分解斜視図である。本実施形態のハンドル装置500は、図示するように、皿ユニット300における皿サイド外カバー334のハンドル挿通孔334aを通して扉枠ベースユニット100における扉枠ベース本体110の前面に取付けられたハンドルブラケット140に固定され円筒状で前端が軸直角方向へ丸く膨出したハンドルベース502と、ハンドルベース502に対して相対回転可能にハンドルベース502の前側に配置される環状の回転ハンドル本体後504と、回転ハンドル本体後504の前面に固定され回転ハンドル本体後504と一体回転可能とされた回転ハンドル本体前506と、回転ハンドル本体前506の前面に配置されると共にハンドルベース502に固定され、ハンドルベース502と協働して回転ハンドル本体前506及び回転ハンドル本体後504を回転可能に支持する前端カバー508と、を備えている。

#### 【0222】

また、ハンドル装置500は、回転ハンドル本体前の回転中心に前側から後側へ突出するように取付固定され後端に非円形の軸受部510aを有した軸部材510と、軸部材510の軸受部510aと嵌合し回転可能とされた検出軸部512aを有しハンドルベース502の前面に回転不能に嵌合されるポテンシオメータ512と、ポテンシオメータ512をハンドルベース502とで挟むようにハンドルベース502の前面に固定されポテンシオメータ512の検出軸部512aが通過可能な貫通孔514aを有したスイッチ支持部材514と、スイッチ支持部材514の後面に取付けられるタッチスイッチ516と、タッチスイッチ516とはスイッチ支持部材514の後面の異なる位置に取付けられる発射停止スイッチ518と、スイッチ支持部材514に対して回転可能に軸支され発射停止スイッチ518を作動させる単発ボタン520と、軸部材510の外周を覆うように配置され回転ハンドル本体前506及び回転ハンドル本体後504を原回転位置(正面視で反時計周りの方向への回転端)へ復帰するように付勢するハンドル復帰バネ522と、を備えている。なお、ポテンシオメータ512は、回転ハンドル本体前506の回転位置に応じて遊技球を遊技領域1100に向かって打ち出す強度を電氣的に調節するためのものである。また、回転ハンドル本体前506及び回転ハンドル本体後504は、原回転位置か



ら正面視で時計周りの方向へ最大回転位置となる限界回転位置（正面視で時計周りの方向への回転端）まで回転する。

【0223】

ハンドル装置500のハンドルベース502は、図示するように、前端側は前側へ広がった半球状に丸く膨出した形状とされていると共に、後端側は後端が開放された円筒状に形成されており、後端側の円筒状の外周に、軸方向へ延びた三つの溝部502aが形成されている。ハンドルベース502の三つの溝部502aは、ハンドルブラケット140における筒部141内の三つの突条143と対応するように、上側に一つ、下側に二つ、周方向に対して不等間隔に配置されている。このハンドルベース502は、溝部502aが突条143と嵌合するように、ハンドルブラケット140の筒部141内に挿入することで、回転不能な状態で支持されるようになっている。

10

【0224】

ハンドル装置500は、回転ハンドル本体前506に、その回転軸と同心円状に配置された円弧状のスリット506aが形成されていると共に、前端カバー508に、後方へ突出する三つの取付ボス508aが形成されており、これら取付ボス508aが回転ハンドル本体前506のスリット506aを通してハンドルベース502の前面に固定されるようになっている。これにより、回転ハンドル本体前506におけるスリット506aの周方向端部が、前端カバー508の取付ボス508aに当接することで、回転ハンドル本体504、506の回転範囲が規制されるようになっている。

【0225】

20

また、ハンドル装置500は、回転ハンドル本体前506に、後方へ突出する係止突部506bが形成されており、この係止突部506bにコイル状のハンドル復帰バネ522の一端側（前端側）が係止されるようになっていると共に、ハンドル復帰バネ522の他端側（後端側）がスイッチ支持部材514に係止されるようになっている。ハンドル復帰バネ522によって回転ハンドル本体504、506が正面視で反時計周りの方向へ回転するように付勢されている。

【0226】

ハンドル装置500は、扉枠ベース本体110のハンドル取付部114に対して、ハンドルブラケット140を介して取付けられるようになっている。この扉枠ベース本体110のハンドル取付部114は、上方から見た平面視において、その取付面が、外側（開放側）を向くように傾斜している。ハンドルブラケット140を介して取付けられるハンドル装置500も平面視で外側に傾斜（換言すると、パチンコ遊技機1の前面垂直面に直交する線に対してその先端部がパチンコ遊技機1の外側に向かうように傾斜している。）して扉枠5に取付固定されるようになっている。これにより、遊技者がハンドル装置500を握り易く、回転動作に違和感がなく回転操作が行い易いようになっている。

30

【0227】

また、ハンドル装置500は、ポテンショメータ512が可変抵抗器とされており、回転ハンドル本体504、506（ハンドル装置500）を回転させると、軸部材510を介してポテンショメータ512の検出軸部512aが回転することとなる。そして、検出軸部512aの回転位置（回転角度）に応じてポテンショメータ512の内部抵抗が変化し、ポテンショメータ512の内部抵抗に応じて後述する打球発射装置650における発射ソレノイド654の駆動力が変化して、回転ハンドル本体504、506の回転角度、つまり回転ハンドル本体504、506の回転位置に応じた発射強度で遊技球が遊技領域1100内へ打ち込まれるようになっている。

40

【0228】

なお、回転ハンドル本体504、506や前端カバー508の外周表面は、導電性のメッキが施されており、遊技者が回転ハンドル本体504、506等に接触することでタッチスイッチ516が接触を検出するようになっている。そして、タッチスイッチ516が遊技者の接触を検出している時に、回転ハンドル本体504、506が回転すると、その回転に応じた強さで発射ソレノイド654の回転駆動が制御されて、遊技球を打ち込むこ

50

とができるようになっている。つまり、遊技者がハンドル装置 500 を触らずに、何らかの方法でハンドル装置 500 を回転させて遊技球の打ち込みを行おうとしても、発射ソレノイド 654 は駆動されず、遊技球を打ち込むことができず、遊技者が本来とは異なる遊技をすることを防止してパチンコ遊技機 1 を設置する遊技ホールに係る負荷（負担）を軽減させることができるようになっている。

#### 【0229】

また、遊技者がハンドル装置 500 を回転操作中に、単発ボタン 520 を押圧すると、発射停止スイッチ 518 が単発ボタン 520 の操作を検出し、発射制御部 4120 によって発射ソレノイド 654 の回転駆動が停止させられるようになっている。これにより、ハンドル装置 500 の回転操作を戻さなくても、遊技球の発射を一時的に停止させることができると共に、単発ボタン 520 の押圧操作を解除することで、単発ボタン 520 を操作する前の打込強さで遊技球を発射することができるようになっている。

10

#### 【0230】

ハンドル装置 500 は、回転ハンドル本体 504, 506 の回転操作をポテンシオメータ 512 によって電氣的に検出した上で、そのポテンシオメータ 512 からの回転位置の検出に基づいて、発射制御部 4120 で発射ソレノイド 654 の回転駆動強さを制御するようにしているので、従来のパチンコ遊技機のように、扉枠 5 に備えられるハンドル装置 500 と、本体枠 3 に備えられる打球発射装置 650 とを、扉枠 5 の閉鎖時には互いに連係し、扉枠 5 の開放時には連係が解除されるように機械的（例えば、ジョイントユニット）な機構を備える必要が無く、パチンコ遊技機 1 に係る構成を簡略化することができると共に、ジョイントユニットでの不具合の発生をなくすることができ、遊技球の打込不具合によって遊技者の興趣が低下するのを抑制することができるようになっている。

20

#### 【0231】

##### [ 3 - 9 . ファールカバーユニット ]

次に、扉枠 5 におけるファールカバーユニット 540 について、主に図 48 乃至図 50 を参照して説明する。図 48 は、扉枠におけるファールカバーユニットを分解して前から見た分解斜視図であり、図 49 は、扉枠におけるファールカバーユニットを分解して後から見た分解斜視図である。また、図 50 は、ファールカバーユニットの前カバーを外した状態で示す正面図である。

#### 【0232】

扉枠 5 におけるファールカバーユニット 540 は、扉枠ベースユニット 100 における遊技窓 101 よりも下側の後面に取付けられ、後述する賞球ユニット 700 から払出された遊技球や、打球発射装置 650 により発射されにも関わらず遊技領域 1100 内へ到達しなかった遊技球（ファール球）を、皿ユニット 300 の上皿 301 や下皿 302 へ誘導するものである。ファールカバーユニット 540 は、前側が開放され複数の遊技球の流路を内部に有したカバーベース 542 と、カバーベース 542 の前端を閉鎖する前カバー 544 と、を備えている。

30

#### 【0233】

このファールカバーユニット 540 のカバーベース 542 は、図 49 に示すように、背面視で右上隅に配置され前後方向に貫通する第一球入口 542a と、第一球入口と連通しカバーベース 542 の前端に向かうに従って正面視右側へ広がる第一球通路 542b と、第一球入口 542a の外側（背面視で右側）に配置され第一球入口 542a よりも大口の第二球入口 542c と、第二球通路 542d と連通しカバーベース 542 の内部で、下方へ延びた上で正面視右下隅へ向かって低くなるように傾斜した第二球入口 542c と、を備えている。この第一球入口 542a 及び第二球入口 542c は、扉枠 5 を本体枠 3 に対して閉じた状態で、賞球ユニット 700 における満タン分岐ユニット 770 の通常球出口 774 及び満タン球出口 776 とそれぞれ対向する位置に形成されている。なお、カバーベース 542 における第二球通路 542d は、図示するように、下端に沿って左右方向へ延びた部分の高さが、遊技球の外径に対して約 3 倍の高さとされており、所定量の遊技球を収容可能な収容空間 546 が形成されている。

40

50

## 【0234】

また、カバーベース542は、左右方向の略中央上部に配置され上方に開口したファール球入口542eと、ファール球入口542eと連通し第二球通路542dの下流付近の上部へ遊技球を誘導可能なファール球通路542fと、を備えている。また、カバーベース542は、第二球入口542cの下側の後面に球出口開閉ユニット790の開閉シャッター792を作動させるための開閉作動片542gを、備えている。この開閉作動片542gは、扉枠5を本体枠3に対して閉じた時に、球出口開閉ユニット790における開閉クランク793の球状の当接部793dと当接することで、開閉クランク793を回転させて開閉シャッター792を開状態とすることができるものである。

## 【0235】

ファールカバーユニット540の前カバー544は、カバーベース542の前面を閉鎖する略板状に形成されており、正面視左上隅に配置されカバーベース542の第一球通路542bと連通し前後方向に貫通した第一球出口544aと、正面視右下隅に配置されカバーベース542の第二球通路542dの下流端と連通し前後方向に貫通した第二球出口544bと、を備えている。前カバー544の第一球出口544aは、扉枠ベースユニット100の切欠部101aを通して皿ユニット300の上皿球供給口310cと接続されるようになっている。また、第二球出口544bは、扉枠ベース本体110の球通過口110fを通して皿ユニット300における下皿球供給樋310hの後端が接続されるようになっている。

## 【0236】

ファールカバーユニット540は、賞球ユニット700における満タン分岐ユニット770の通常球出口774から第一球入口542aへ供給された遊技球を、第一球通路542bを通して第一球出口544aから皿ユニット300の上皿球供給口310cを介して上皿301へ供給することができるようになっている。また、ファールカバーユニット540は、賞球ユニット700における満タン分岐ユニット770の満タン球出口776から第二球入口542cへ供給された遊技球を、第二球通路542dを通して第二球出口544bから皿ユニット300の下皿球供給樋310h及び下皿球供給口310gを介して下皿302へ供給することができるようになっている。

## 【0237】

更に、ファールカバーユニット540は、詳細は後述するが、扉枠5を本体枠3に対して閉じた状態とすると、ファール球入口542eが本体枠3のファール空間626の下部に位置するようになっており、打球発射装置650により発射された遊技球が遊技領域1100内へ到達せずにファール球となってファール空間626を落下すると、ファール球入口542eによって受けられるようになっている。そして、ファールカバーユニット540は、ファール球入口542eに受けられた遊技球を、ファール球通路542f及び第二球通路542dを通して第二球出口544bから皿ユニット300の下皿302へ排出（供給）することができるようになっている。

## 【0238】

また、ファールカバーユニット540は、第二球通路542dにおける收容空間546の上流側（正面視左側）側面を形成し收容空間546内に貯留された遊技球によって揺動可能にカバーベース542に軸支された揺動部材548と、揺動部材548の揺動を検出する満タンスイッチ550と、揺動部材548が満タンスイッチ550によって非検出状態となる方向へ付勢するバネ552と、を備えている。この揺動部材548は、図50に示すように、カバーベース542に対して下端が回動可能に軸支されていると共に、上端が正面視左側へ回動するようになっており、略垂直な状態で收容空間546の左側側壁を形成するようになっている。また、揺動部材548は、バネ552によって略垂直状態となる位置へ付勢されている。また、揺動部材548は、收容空間546側とは反対側の側面に外側へ突出する検出片548aが形成されており、この検出片548aが満タンスイッチ550によって検出されるようになっている。つまり、満タンスイッチ550からの検出信号に基づいて、收容空間546が貯留された遊技球で満タンであるか否かを判断する

10

20

30

40

50

ことができるようになっている。

【0239】

更に、ファールカバーユニット540は、第二球通路542dにおける収容空間546の底部に配置されるアースレール554と、カバーベース542の背面視で右端と、左端をそれぞれ被覆する板状のアース金具556と、を備えており、遊技球の流通による転動抵抗によって発生する静電気を除去することができるようになっている。

【0240】

本実施形態では、賞球ユニット700から払出された遊技球が満タン分岐ユニット770の通常球出口774からファールカバーユニット540を介して皿ユニット300の上皿301へ供給されるようになっており、上皿301内が満杯となっても更に遊技球が賞球ユニット700から払出されると、ファールカバーユニット540の第一球通路542b内で滞り、更に満タン分岐ユニット770における通常球出口774の上流の通常通路773内も一杯になると、満タン分岐ユニット770の分岐空間772を介して満タン通路775側へ遊技球が流通するようになり（図72を参照）、満タン分岐ユニット770の満タン球出口776からファールカバーユニット540の第二球入口542c、第二球通路542d、及び第二球出口544bを介して皿ユニット300の下皿302へ供給されるようになる。

【0241】

そして、皿ユニット300の下皿302内が遊技球で一杯になると、ファールカバーユニット540の第二球出口544bから遊技球が出られなくなり、第二球通路542d内の収容空間546内に滞った遊技球が貯留されることとなる。更に、賞球ユニット700から遊技球が払出されて収容空間546内に遊技球が多く貯留されるにつれて、遊技球の貯留圧が揺動部材548に作用し、パネ552の付勢力に抗して揺動部材548の上端が左方へと移動することとなる。そして、揺動部材548の検出片548aが、満タンスイッチ550によって検出されると、つまり収容空間546が貯留された遊技球で満タンとなると、払出制御基板4110において賞球ユニット700から遊技球の払い出しが停止されると共に、遊技者に対して皿ユニット300内の遊技球を外部へ排出するのを促す通知を行うようになっている。

【0242】

なお、収容空間546（下皿302）内の遊技球が排出されて、揺動部材548がパネ552の付勢力によって略垂直な状態に復帰すると、満タンスイッチ550による検出片548aの検出が非検出となり、賞球ユニット700からの遊技球の払い出しが再開されるようになっている。

【0243】

[3-10. 球送ユニット]

続いて、扉枠5における球送ユニット580について、主に図51及び図52を参照して説明する。図51(A)は扉枠5における球送ユニットの正面斜視図であり、(B)は扉枠5における球送ユニットの背面斜視図である。また、図52(A)は球送ユニットを分解して前から見た分解斜視図であり、(B)は、球送ユニットの後ケースを外して後から見た分解斜視図である。扉枠5における球送ユニット580は、皿ユニット300における上皿301から供給される遊技球を一つずつ打球発射装置650へ供給することができると共に、上皿301内に貯留された遊技球を、上皿球抜き機構340の上皿球抜きボタン341の操作によって下皿302へ抜くことができるものである。

【0244】

この球送ユニット580は、皿ユニット300の上皿301に貯留された遊技球が、皿ユニットベース310の上皿球排出口310d、扉枠ベース本体110の球送開口113を通して供給され前後方向に貫通した進入口581a、及び進入口581aの下側に開口する球抜口581bを有し後方が開放された箱状の前カバー581と、前カバー581の後端を閉鎖すると共に前方が開放された箱状で、前後方向に貫通し前カバー581の進入口581aから進入した遊技球を打球発射装置650へ供給するための打球供給口582

aを有した後カバー582と、後カバー582及び前カバー581の間に前後方向へ延びた軸周りに回動可能に軸支され前カバー581の後側で進入口581aと球抜口581bとの間を仕切る仕切部583aを有した球抜き部材583と、球抜き部材583の仕切部583a上の遊技球を一つずつ後カバーの打球供給口582aへ送り前カバー581と後カバー582との間で上下方向へ延びた軸周りに回動可能に支持された球送部材584と、球送部材584を回動させる球送ソレノイド585と、を備えている。本実施形態では、図示するように、正面視で、球送部材584が進入口581aの右側に配置されており、この球送部材584の左側に球抜き部材583が右側に球送ソレノイド585がそれぞれ配置されている。

#### 【0245】

この球送ユニット580の前カバー581は、正面視で球抜口581bの左側に、球抜き部材583の回転中心に対して同心円状に形成された円弧状のスリット581cを備えており、このスリット581cから後述する球抜き部材583の作動棒583cが前方へ延びだすようになっている。また、前カバー581は、進入口581aの上縁から上側が上方へ延びだしており、扉枠ベースユニット100へ組立てた際に、上皿球抜きベース344における球誘導流路344bの後端開口を閉鎖するように形成されている。

#### 【0246】

また、球抜き部材583は、進入口581aよりも下側で進入口581aと球抜口581bと間を仕切り上面が球送部材584の方向へ向かって低くなる仕切部583aと、仕切部583aの球送部材584とは反対側の端部から下方へ延出すると共に上下方向の中間付近から球抜口581bの下側中央へ向かってく字状に屈曲し下端が前後方向へ延びた軸周りに回動可能に支持される回動棹部583bと、回動棹部583bの上端から前方へ向かって突出する棒状の作動棒583cと、作動棒583cよりも下側で回動棹部583bの側面から仕切部583aとは反対側へ突出した錘部583dと、を備えている。この球抜き部材583の作動棒583cは、前カバー581に形成された円弧状のスリット581cを通して前方へ突出するように形成されており(図51を参照)、扉枠ベース本体110の球送開口113を介して皿ユニット300の上皿球抜き機構340における上皿球抜きスライダ343の当接片343aの上端と当接するようになっている。

#### 【0247】

更に、球送部材584は、進入口581a及び球抜き部材583の仕切部583aの方向を向き上下方向へ延びた回転軸芯を中心とした平面視が扇状の遮断部584aと、遮断部584aの後端から回転軸芯側へ円弧状に窪んだ球保持部584bと、球保持部584bの後端から下方へ延出する棒状の棹部584cと、を備えている。この球送部材584における遮断部584aと球保持部584bは、それぞれ回転軸芯を中心とした約90°の角度範囲内にそれぞれ形成されている。また、球送部材584の球保持部584bは、一つの遊技球を保持可能な大きさとされている。この球送部材584は、球送ソレノイド585の駆動によって回転軸芯と偏芯した位置に配置された棹部584cが左右方向へ移動させられることで、回転軸芯周りに回動するようになっている。

#### 【0248】

球送部材584は、遮断部584aが仕切部583aの方向を向くと同時に球保持部584bが打球供給口582aと連通した方向を供給位置と、球保持部584bが仕切部583aの方向へ向いた保持位置との間で回動するようになっている。この球送部材584が供給位置の時には、球保持部584bに保持された遊技球が、打球供給口582aから打球発射装置650へ供給されると共に、進入口581aから仕切部583a上に進入した遊技球が、遮断部584aによって球保持部584b(打球供給口582a)側への移動が遮断されて仕切部583a上に留まった状態となる。一方、球送部材584が保持位置へ回動すると、球保持部584bが仕切部583aの方向を向くと共に、球保持部584bの棹部584c側の端部が打球供給口582aを閉鎖した状態となり、仕切部583a上の遊技球が一つだけ球保持部584b内に保持されるようになっている。

#### 【0249】

10

20

30

40

50

また、球送ユニット５８０は、球送ソレノイド５８５の駆動（通電）によって先端が上下方向へ揺動する球送作動桿５８６と、球送作動桿５８６における上下方向へ揺動する先端の動きによって前後方向へ延びた軸周りに回動すると共に、球送部材５８４を上下方向へ延びた軸周りに回動させる球送クランク５８７と、を備えている。この球送クランク５８７は、球送作動桿５８６の上下動する先端と係合可能とされ左右方向へ延びた係合部５８７ａと、係合部５８７ａの球送作動桿５８６と係合する側とは反対側に配置され前カバー５８１と後カバー５８２との間で前後方向へ延びた軸周りに回動可能に軸支される軸部５８７ｂと、軸部５８７ｂから上方へ延出し球送部材５８４における回動中心に対して偏芯した位置から下方へ突出する棒状の棹部５８４ｃ（図５２を参照）と係合する伝達部５８７ｃと、を備えている。なお、本実施形態では、球送ソレノイド５８５と球送作動桿５

10

#### 【０２５０】

球送ユニット５８０は、球送作動桿５８６及び球送クランク５８７によって、上下方向へ進退する球送ソレノイド５８５の駆動により揺動する球送作動桿５８６の動きを伝達させて球送部材５８４を回動させることができるようになっている。なお、球送ソレノイド５８５の非駆動時（通常時）では、球送作動桿５８６が球送ソレノイド５８５の下端から離れて揺動する先端が下方へ位置した状態となるようになっており、この状態では球送部材５８４が供給位置に位置した状態となる。また、球送ソレノイド５８５の駆動時では、球送作動桿５８６が球送ソレノイド５８５の下端に吸引され揺動する先端が上方へ位置した状態となり、球送部材５８４が保持位置へ回動するようになっている。つまり、球送ソ

20

#### 【０２５１】

また、球送ユニット５８０における回動可能に軸支された球抜き部材５８３は、錘部５８３ｄによって正面視反時計周りの方向へ回転するようなモーメントがかかるようになっているが、前方へ突出した作動棹５８３ｃが皿ユニット３００の上皿球抜き機構３４０における上皿球抜きスライダ３４３の当接片３４３ａの上端と当接することで、その回動が

30

#### 【０２５２】

このように、上皿球抜き機構３４０の当接片３４３ａと共に作動棹５８３ｃが下方へ移動することで、球抜き部材５８３が正面視反時計周りの方向へ回動して仕切部５８３ａによる進入口３８１ａと球抜口３８１ｂとの間の仕切りが解除され、進入口３８１ａから進

40

#### 【０２５３】

なお、球抜き部材５８３の作動棹５８３ｃが当接する上皿球抜きスライダ３４３の当接片３４３ａは、コイルバネによって上方へ付勢されているので、仕切部５８３ａ上に遊技球が勢い良く供給されても、その衝撃を、作動棹５８３ｃを介して上皿球抜きスライダ３４３を付勢するコイルバネによって吸収させることができ、球抜き部材５８３等が破損するのを防止することができると共に、遊技球が仕切部５８３ａで跳ね返るのを防止することができるようになっている。

#### 【０２５４】

50

### [ 3 - 1 1 . ガラスユニット ]

次に、扉枠 5 におけるガラスユニット 5 9 0 について、主に図 2 2 及び図 2 3 を参照して説明する。このガラスユニット 5 9 0 は、遊技窓 1 0 1 と略同じ大きさの開口を有し合成樹脂で成型した環状で縦長八角形状のユニット枠 5 9 2 と、ユニット枠 5 9 2 の開口の前後端をそれぞれ閉鎖する二枚の透明なガラス板 5 9 4 と、を備えている。このガラスユニット 5 9 0 のユニット枠 5 9 2 は、左右両端に上下方向へ離反して配置され外方へ板状に延出した四つの片 5 9 2 a と、下端に沿って左右方向へ延び下方へ延出した板状の係止片 5 9 2 b と、を備えている。

#### 【 0 2 5 5 】

このガラスユニット 5 9 0 は、下端の係止片 5 9 2 b を、扉枠ベースユニット 1 0 0 の補強ユニット 1 5 0 における下側補強板金 1 5 4 の垂直折曲突片 1 6 1 に対して後上方から係合するように係止させた上で、ユニット枠 5 9 2 の外周縁を扉枠ベース本体 1 1 0 のガラスユニット支持段部 1 1 0 a 内に嵌め込み、ガラスユニット係止部材 1 9 0 によってユニット枠 5 9 2 の止め片 5 9 2 a を係止させることで、扉枠ベースユニット 1 0 0 に対して脱着可能に取付けられるようになっている（図 2 3、図 2 6 等を参照）。

10

#### 【 0 2 5 6 】

このように、本実施形態のパチンコ遊技機 1 における扉枠 5 は、縦長楕円形状の遊技窓 1 0 1 の下側に、遊技球を貯留するための上皿 3 0 1 と下皿 3 0 2 とが上下に並ぶと共に、下皿 3 0 2 の正面視右側に、上皿 3 0 1 に貯留された遊技球を、遊技窓 1 0 1 を閉鎖する透明なガラスユニット 5 9 0 の後側に配置された遊技盤 4 の遊技領域 1 1 0 0 内へ打ち込むためのハンドル装置 5 0 0 が配置されている。また、扉枠 5 は、遊技窓 1 0 1 の左右及び上側を囲むように右サイド装飾ユニット 2 0 0、左サイド装飾ユニット 2 2 0 0、及び上部装飾ユニット 2 8 0 が配置されていると共に、遊技窓 1 0 1 の下側を囲むように皿ユニット 3 0 0 がサイドスピーカカバー 2 9 0 を挟んで右サイド装飾ユニット 2 0 0 と左サイド装飾ユニット 2 2 0 の下端と連続するように配置されており、各ユニット 2 0 0、2 2 0、2 8 0、3 0 0 の外観が丸みを帯びた連続した一体化の有る外観となっている。

20

#### 【 0 2 5 7 】

また、扉枠 5 は、各ユニット 2 0 0、2 2 0、2 8 0、3 0 0 に備えられた装飾基板 2 1 4、2 1 6、2 5 4、2 5 6、2 8 6、3 2 0、3 2 2 等を実装された LED を発光させることで、遊技窓 1 0 1 及び下皿カバー 3 2 8 の開口部 3 2 8 a を囲むように任意の発光色で発光装飾させることができるようになっている。また、右サイド装飾ユニット 2 0 0 及び左サイド装飾ユニット 2 2 0 に備えられた装飾基板 2 1 4、2 1 6、2 5 4、2 5 6 に実装された LED のうち、サイドレンズ 2 1 0、2 5 0 の放射レンズ部 2 1 0 b、2 5 0 b の後側に配置された LED 2 1 4 b、2 1 6 b、2 5 4 b、2 5 6 を点灯したり消灯したりすることで、遊技窓 1 0 1 を囲んだ発光装飾の態様を変化させることができるようになっている。

30

#### 【 0 2 5 8 】

具体的には、サイドレンズ 2 1 0、2 5 0 における周レンズ部 2 1 0 a、2 5 0 a と対応した LED 2 1 4 a、2 1 6 a、2 5 4 a、2 5 6 a の発光態様と、放射レンズ部 2 1 0 b、2 5 0 b と対応した LED 2 1 4 b、2 1 6 b、2 5 4 b、2 5 6 b の発光態様とを、同一の発光態様（発光色と発光パターンとが同じ）とすると全体が略均一の発光装飾とすることができ、周レンズ部 2 1 0 a、2 5 0 a を強調するようにそれらの発光態様を異ならせると周方向に途切れができたような発光装飾とすることができ、放射レンズ部 2 1 0 b、2 5 0 b を強調するようにそれらの発光態様を異ならせると遊技窓 1 0 1 の中央を中心とした放射状に輝く発光装飾とすることができ、遊技者の関心を強く引付けることができるようになっている。

40

#### 【 0 2 5 9 】

また、扉枠 5 は、操作ユニット 4 0 0 におけるダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を支持するベース部材 4 2 0 を、ダイキャストによるアルミ合金製としていると共に、カバー本体 4 2 6 によってベース部材 4 2 0 を皿ユニット 3 0 0 の操作ユニット取付部 3

50

14cに対して吊持させるようにしているので、ダイヤル操作部401や押圧操作部405を叩いた場合、カバー本体426が撓るように弾性変形した上で、ベース部材420が下カバー424を介して操作ユニット取付部314cの上面に当接することとなり、ダイヤル操作部401や押圧操作部405等にかかる衝撃を緩和させることができ、操作ユニット400が破損するのを防止することができるようになっている。

#### 【0260】

更に、扉枠5における操作ユニット400は、押圧操作部405を円環状のダイヤル操作部401に挿入した状態としており、遊技者等が押圧操作部405を強く叩こうとしてもダイヤル操作部401も一緒に叩いてしまうこととなるので、ダイヤル操作部401によって叩いた衝撃を分散させることができ、衝撃が集中するのを防止して破損し難くすることができるようになっている。また、ダイヤル操作部401を回転可能に支持する操作部保持部材416のギアレール416aを、金属製のベース部材420における開口420aに対して下方から上面より僅かに突出するように取付けており、ダイヤル操作部401を叩いた衝撃が従動ギア410を介して操作部保持部材416（ギアレール416a）へ伝わって、操作部保持部材416が下方へ撓むと、従動ギア410の下面が金属製の開口420aの外周上面と当接し、その衝撃をベース部材420に受けさせることができるので、操作部保持部材416に係る負荷を軽減させることができると共に、ギアレール416aが衝撃によって潰れてしまうのを防止することができ、操作ユニット400の耐久性を高めることができるようになっている。

#### 【0261】

また、扉枠5における操作ユニット400は、皿ユニット300に対して上側から取付けられるようにしているので、万が一、操作ユニット400が破損しても、操作ユニット400を簡単に取替えることができ、操作ユニット400の取替えによりパチンコ遊技機1の稼働率が低下するのを抑制することができるようになっている。

#### 【0262】

##### [3-12. 扉枠における発光装飾]

続いて、扉枠5における発光装飾について、主に図53及び図54を参照して説明する。図53は、扉枠における発光装飾用のLEDの配置を示す正面図である。また、図54は、扉枠における発光装飾用のLEDの系統を示す正面図である。本実施形態の扉枠5は、右サイド装飾ユニット200、左サイド装飾ユニット240、上部装飾ユニット280及び皿ユニット300によって遊技盤4の遊技領域1100と略対応した遊技窓101の外周を略環状に囲うように形成されている。これら各ユニット200, 240, 280, 300には、LEDが実装された装飾基板214, 216, 254, 256, 286, 320, 322を備えており、各LEDを適宜発光させることで、遊技窓101の外周を発光装飾させることができるようになっている。

#### 【0263】

扉枠5の右サイド装飾ユニット200及び左サイド装飾ユニット240は、上述したように、遊技窓101の下辺を除く外周の殆どを囲うように形成されており、サイドレンズ210, 250における複数の周レンズ部210a, 250aが遊技窓101の外周に沿うように配置されていると共に、放射レンズ部210b, 250bが遊技窓101の左右方向中央の下部付近を中心とした放射状の軸線に沿って延びるように隣接した周レンズ部210a, 250a同士の間配置されている。これらサイドレンズ210, 250の周レンズ部210a, 250aと放射レンズ部210b, 250bは、不透光性（本実施形態では、表面にメッキ層を有している）のサイド装飾フレーム202, 242によって外周が囲まれた状態となっている。

#### 【0264】

これらサイドレンズ210, 250の後側には、サイドインナーレンズ212, 252が配置されており、サイドインナーレンズ212, 252は、その本体部212a, 252aが周レンズ部210a, 250aの後面に対して所定距離離間した位置となるように形成されていると共に、板状の導光部212b, 252bが放射レンズ部210b, 250b



0 bの後面に対して可及的に接近した位置まで延出するように形成されている。このサイドインナーレンズ212, 252の本体部212a, 252aには、詳細な図示は省略するが、その表面に微細なプリズムが複数形成されており、後側に配置された装飾基板214, 216, 254, 256からの光を拡散させることができるようになっている。

【0265】

サイドインナーレンズ212, 252の後側に配置される右サイド上装飾基板214、右サイド下装飾基板216、左サイド上装飾基板254、左サイド下装飾基板256には、周レンズ部210a, 250aと対応する位置に配置されたLED214a, 216a, 254a, 256aと、放射レンズ部210b, 250bと対応する位置に配置されたLED214b, 216b, 254b, 256bとを備えている。本実施形態では、周レンズ部210a, 250aと対応したLED214a, 216a, 254a, 256aがフルカラーLEDとされており、放射レンズ部210b, 250bと対応したLED214b, 216b, 254b, 256bが白色LED（上部装飾ユニット280における上部装飾基板286のLED286bよりも低い通常の輝度）とされている。また、右サイド上装飾基板214におけるサイドサブレンズ228と対応し上下に配置された二つのLED214cは、赤色LEDとされている。

【0266】

なお、本実施形態では、右サイド上装飾基板214、右サイド下装飾基板216、左サイド上装飾基板254、及び左サイド下装飾基板256の表面が、白色のフォトレジスト、白色印刷（例えば、シルク印刷）、白色塗装、等によって白色とされている。これにより、装飾基板214, 216, 254, 256での反射率を高めることができるので、各LED210a, 210b等が非点灯時に遊技者側からの光を装飾基板214, 216, 254, 256によって反射させることで、サイドレンズ210, 250が暗くなりすぎで見栄えが悪くなるのを防止することができると共に、発光する各LED210a, 210b等からの光を基板によって遊技者側へ反射させることで、サイドレンズ210, 250をより明るく発光装飾させることができるようになっている。

【0267】

次に、扉枠5の上部装飾ユニット280は、上述したように、右サイド装飾ユニット200及び左サイド装飾ユニット240の上部における扉枠5の左右方向中央側を向いた端部同士の間を接続するように形成されており、遊技窓101の上部中央を装飾するものである。この上部装飾ユニット280は、中央に宝石状に形成された大型の中央レンズ282と、中央レンズ282の斜め上左右両側に羽根状に形成された側レンズ284と、中央レンズ282の下左右両側に配置された下レンズ289とを備えている。上部装飾ユニット280の中央レンズ282は、青味を帯びた透明な部材により形成されており、側レンズ284及び下レンズ289は、透光性を有した白色（乳白色）の部材により形成されている。これにより、中央レンズ282の後側に配置されたインナーレンズ283が、遊技者側から視認することができるようになっている。

【0268】

この上部装飾ユニット280のインナーレンズ283は、表面に複数の微細なレンズ（プリズムを含む）が形成されており、光を乱反射させたり乱屈折させたりすることができるので、透明な中央レンズ282を通してインナーレンズ283を見ると、中央レンズ282に深味があるように見えると共に、あたかも中央レンズ282自体がキラキラ輝いているように見えるようになっている。また、遊技者側からは、インナーレンズ283の後側に配置された上部装飾基板286が見えないようになっている。

【0269】

上部装飾ユニット280における上部装飾基板286には、中央レンズ282と対応しインナーレンズ283の後側に配置された複数（本実施形態では、六つ）のLED286aと、側レンズ284及び下レンズ289の後側に配置された複数（本実施形態では、側レンズ284用に二つ、下レンズ289用の一つずつ、左右それぞれに配置されている）のLED286bとを備えている。なお、本実施形態では、中央レンズ282と対応した

LED 286aは、フルカラーLEDとされており、側レンズ284及び下レンズ289と対応したLED 286bは、高輝度の白色LEDとされている。また、上部装飾基板286の前面もまた、白色とされており、上記と同様の作用効果を奏することができるようになっている。

#### 【0270】

続いて、皿ユニット300では、左右のサイド装飾ユニット200、240の下端同士を結ぶように、上皿301の前端に沿って上皿上部レンズ318における宝石状の複数の導光部318aが上皿前部装飾部材316の開口部316aを通して露出した状態で列設されており、正面から見ると、図示するように、上皿前部装飾部材316及び上皿上部レンズ318によって遊技窓101の下辺外側（下側）が装飾させるようになっている。この上皿上部レンズ318の下側には、各導光部318aと対応する突出部を有した上皿上部インナーレンズ319が配置されている。皿ユニット300の上皿上部レンズ318は、青味を帯びた透明な部材で形成されており、上皿上部インナーレンズ319は、透明な部材で形成されている。

10

#### 【0271】

皿ユニット300の上皿上部インナーレンズ319は、上皿上部レンズ318の導光部318aと対応する表面（上面）に、複数の微細なプリズムが形成されており、光を乱反射させたり乱屈折させたりすることができるようになっているので、上部装飾ユニット280の中央レンズ282と同様に、上皿上部レンズ318の導光部318aに、深味を付与すると共にキラキラした輝きを付与して、導光部318aがあたかも宝石のように見えるようになっている。また、上皿上部インナーレンズ319によって遊技者側から導光部318aを通して、下側に配置された上皿右装飾基板320や上皿左装飾基板322が見えないようになっている。

20

#### 【0272】

この皿ユニット300における上皿右装飾基板320及び上皿左装飾基板322の上面には、上皿上部レンズ318の導光部318aと対応するように、複数（本実施形態では、それぞれ六つ）のLED 320a、322aが備えられている。本実施形態では、上皿右装飾基板320及び上皿左装飾基板322のLED 320a、322aは、フルカラーLEDとされている。また、上皿右装飾基板320及び上皿左装飾基板322の表面（上面）も、白色とされており、上記と同様の作用効果を奏することができるようになっている。

30

#### 【0273】

次に、皿ユニット300に取付けられる操作ユニット400は、透光性を有した環状のダイヤル操作部401と、ダイヤル操作部401の内側に配置された透光性を有した円柱状の押圧操作部405とを備えており、ダイヤル操作部401及び押圧操作部405の下側にはダイヤル装飾基板430及びボタン装飾基板432がそれぞれ配置されている。ダイヤル装飾基板430には、ダイヤル操作部401と対応するように周方向へ複数（本実施形態では、四つ）配置されたLED 430bが備えられている。また、ボタン装飾基板432には、押圧操作部405と対応するように一つのLED 432dが備えられている。本実施形態では、ダイヤル装飾基板430のLED 430bが高輝度の白色LEDとされており、ボタン装飾基板432のLED 432dがフルカラーLEDとされている。また、ダイヤル装飾基板430及びボタン装飾基板432の表面（上面）もまた、白色とされており、上記と同様の作用効果を奏することができるようになっている。

40

#### 【0274】

ところで、扉枠5では、遊技窓101の下辺よりも上側の外周を覆う右サイド装飾ユニット200及び左サイド装飾ユニット240におけるサイドレンズ210、250の各周レンズ部210a、250aと対応したLED 214a、216a、254a、256aが、遊技窓101に近い第一環状グループ102（図53及び図54においてハッチの範囲内）と、第一環状グループ102よりも外側に配置された第二環状グループ103（図53及び図54においてクロスハッチの範囲内）とに分けられており、第一環状グループ

50

102と第二環状グループ103のLEDを適宜発光させることで、遊技窓101を囲むように略同心円状に複数(本実施形態では二つ)発光装飾させることができるようになっている。つまり、第一環状グループ102のLED214a, 216a, 254a, 256aを全て発光させると、遊技窓101に近いハッチの範囲が環状に発光装飾され、第二環状グループ103のLED214a, 216a, 254a, 256aを全て発光させると、遊技窓101から遠ざかったクロスハッチの範囲が環状に発光装飾されるようになっている。

#### 【0275】

また、扉枠5では、右サイド装飾ユニット200及び左サイド装飾ユニット240におけるサイドレンズ210, 250の放射レンズ部210b, 250bと対応したLED214b, 216b, 254b, 256bが、第一環状グループ102及び第二環状グループ103を周方向へ分割するように遊技窓101(遊技領域1100)の左右方向中央下部を中心として放射状に延びた放射状グループ104(図53及び図54において網掛けの範囲内)とされている。この放射状グループ104のLED214b, 216b, 254b, 256bを適宜発光させることで、遊技窓101の外側を放射状に発光装飾させることができる他に、第一環状グループ102や第二環状グループ103による環状の発光装飾を周方向へ分割するように発光装飾させることができるようになっている。また、右サイド装飾ユニット200における上部右側面のサイドサブレンズ228と対応したLED214cは、上部右サイドグループ105とされており、このLED214cを適宜発光させることで、扉枠5の上部右側面の一部(サイドサブレンズ228)を発光装飾させることができるようになっている。

10

20

#### 【0276】

また、扉枠5では、遊技窓101の上側中央を装飾する上部装飾ユニット280における中央レンズ282と対応したLED286aが、第一環状グループ102及び第二環状グループ103の上部中央を発光装飾する上部中央グループ106とされている。この上部中央グループ106のLED286aを適宜発光させることで、遊技窓101の上部中央を発光装飾させることができる他に、第一環状グループ102や第二環状グループ103による環状の発光装飾の基準点となるような発光装飾をさせることができるようになっている。また、上部装飾ユニット280における側レンズ284及び下レンズ289と対応したLED286bは、上部中央グループ106の左右両側を発光装飾させる上部中央サイドグループ107とされている。この上部中央サイドグループ107のLED286bを適宜発光させることで、第一環状グループ102及び第二環状グループ103と上部中央グループ106との境界を発光装飾させたり、遊技窓101の上側(上部も含む)でV字状に発光装飾させたりすることができるようになっている。

30

#### 【0277】

更に、扉枠5では、遊技窓101の下辺を装飾する皿ユニット300における上皿前部装飾部材316の複数の開口部316aに嵌め込まれた上皿上部レンズ318の導光部318aと対応したLED320a, 322aが、第一環状グループ102及び第二環状グループ103の左右の下端同士を連結するように遊技窓101の下辺外周を発光装飾する下部グループ108とされている。この下部グループ108のLED320a, 322aを適宜発光させることで、遊技窓101の下辺や上皿301の前縁を発光装飾させることができる他に、第一環状グループ102や第二環状グループ103のLED214a, 216a, 254a, 256aと連動させることで、遊技窓101の外周全体を環状に発光装飾させることができるようになっている。

40

#### 【0278】

また、扉枠5では、遊技窓101の下側中央で皿ユニット300の上部中央に配置された操作ユニット400のダイヤル操作部401及び押圧操作部405と対応したLED430b, 432dが、操作ユニット400を発光装飾させる操作部グループ109とされている。この操作部グループ109のLED430b, 432dを適宜発光させることで、ダイヤル操作部401や押圧操作部405を発光装飾させることができ、ダイヤル操作

50

部 4 0 1 や押圧操作部 4 0 5 の操作タイミングや操作方向等を遊技者に知らせることができるようにしている。

【 0 2 7 9 】

本実施形態における扉枠 5 における発光装飾について、更に、詳述すると、本実施形態では、扉枠 5 に備えられた各 L E D 2 1 4 a , 2 1 4 b , 2 1 4 c , 2 1 6 a , 2 1 6 b , 2 5 4 a , 2 5 4 b , 2 5 6 a , 2 5 6 b , 2 8 6 a , 2 8 6 b , 3 2 0 a , 3 2 2 a , 4 3 0 b , 4 3 2 d が、それぞれが属するグループ 1 0 2 , 1 0 3 , 1 0 4 , 1 0 6 , 1 0 7 , 1 0 8 , 1 0 9 内で制御系統に対応して更に細分化されている。具体的には、図 5 4 に示すように、第一環状グループ 1 0 2 に属する 2 0 個の L E D 2 1 4 a , 2 1 6 a , 2 5 4 a , 2 5 6 a は、サイドレンズ 2 1 0 , 2 5 0 の各周レンズ部 2 1 0 a , 2 5 0 a 毎に 1 0 2 a ~ 1 0 2 j の 1 0 系統に分けられており、第二環状グループ 1 0 3 に属する 2 6 個の L E D 2 1 4 a , 2 1 6 a , 2 5 4 a , 2 5 6 a は、サイドレンズ 2 1 0 , 2 5 0 の各周レンズ部 2 1 0 a , 2 5 0 a 毎に 1 0 3 a ~ 1 0 3 j の 1 0 系統に分けられている。

10

【 0 2 8 0 】

また、放射状グループ 1 0 4 に属する 2 0 個の L E D 2 1 4 b , 2 1 6 b , 2 5 4 b , 2 5 6 b は、サイドレンズ 2 1 0 , 2 5 0 の放射レンズ部 2 1 0 b , 2 5 0 b 毎に 1 0 4 a ~ 1 0 4 h の 8 系統に分けられている。また、上部右サイドグループ 1 0 5 に属する 2 個の L E D 2 1 4 c は、上側 1 0 5 a と下側 1 0 5 b の 2 系統に分けられている。更に、上部中央グループ 1 0 6 に属する 6 個の L E D 2 8 6 a は、下部 1 0 6 a 、右上部 1 0 6 b 、左上部 1 0 6 c の 3 系統に分けられている。また、上部中央サイドグループ 1 0 7 に属する 6 個の L E D 2 8 6 b は、右側 1 0 7 a と左側 1 0 7 b の 2 系統に分けられている。

20

【 0 2 8 1 】

更に、下部グループ 1 0 8 に属する 1 2 個の L E D 3 2 0 a , 3 2 2 a は、正面視右側から三つずつに 1 0 8 a ~ 1 0 8 d の 4 系統に分けられている。また、操作部グループ 1 0 9 に属する 5 個の L E D 4 3 0 b , 4 3 2 d は、ダイヤル操作部 4 0 1 と対応した 4 個の L E D 4 3 0 b が押圧操作部 4 0 5 を挟んで対角線状に配置された L E D 4 3 0 b を一組として左右 1 0 9 a と前後 1 0 9 b の 2 系統、押圧操作部 4 0 5 と対応した 1 個の L E D 4 3 2 c が 1 系統、の 3 系統に分けられている。このように、扉枠 5 では、各 L E D 2 1 4 a , 2 1 4 b , 2 1 4 c , 2 1 6 a , 2 1 6 b , 2 5 4 a , 2 5 4 b , 2 5 6 a , 2 5 6 b , 2 8 6 a , 2 8 6 b , 3 2 0 a , 3 2 2 a , 4 3 0 b , 4 3 2 d が、4 2 の系統に分けられている。

30

【 0 2 8 2 】

ところで、扉枠 5 では、上述したように、L E D 2 1 4 a , 2 1 6 a , 2 5 4 a , 2 5 6 a , 2 8 6 a , 3 2 0 a , 3 2 2 a , 4 3 2 d がフルカラー L E D とされており、それら L E D 2 1 4 a , 2 1 6 a , 2 5 4 a , 2 5 6 a , 2 8 6 a , 3 2 0 a , 3 2 2 a , 4 3 2 d の属する 2 8 の系統 1 0 2 a ~ 1 0 2 j , 1 0 3 a ~ 1 0 3 j , 1 0 6 a ~ 1 0 6 c , 1 0 8 a ~ 1 0 8 d , 1 0 9 c では、フルカラーで発光させるために R G B の独立した 3 つの系統を更に備えており、実際の発光制御では 3 倍の 8 4 系統となっている。また、L E D 2 8 6 b , 4 3 0 b は高輝度の白色 L E D とされており、それら L E D 2 8 6 b , 4 3 0 b が属する 4 つの系統 1 0 7 a , 1 0 7 b , 1 0 9 a , 1 0 9 b では、高輝度で発光させるために多くの電流を必要とするので、それぞれ 2 つの系統が接続されており、実際の発光制御では 2 倍の 8 系統となっている。

40

【 0 2 8 3 】

なお、L E D 2 1 4 b , 2 1 6 b , 2 5 4 b , 2 5 6 b は通常の輝度の白色 L E D とされており、8 つの系統 1 0 4 a ~ 1 0 8 h に属している。また、L E D 2 1 4 c は赤色 L E D とされており、2 つの系統 1 0 5 a , 1 0 5 b に属している。これら L E D 2 1 4 b , 2 1 6 b , 2 5 4 b , 2 5 6 b , 2 1 4 c による 1 0 の系統 1 0 4 a ~ 1 0 8 h , 1 0 5 a , 1 0 5 b は、各系統で十分に制御することができるので、実際の発光制御でも同数

50

の 10 系統となっている。

【0284】

したがって、扉枠 5 における発光制御での実際の系統数は、102 系統となっており、各 LED 214a, 214b, 214c, 216a, 216b, 254a, 254b, 256a, 256b, 286a, 286b, 320a, 322a, 430b, 432d が属した系統毎に、点灯・点滅等がダイナミック点灯により制御されていると共に、階調（色や明るさ）が PWM 制御（パルス幅変調制御）により制御されるようになっている。これにより、表情豊かな発光演出をすることができるようになっている。

【0285】

扉枠 5 における発光演出としては、例えば、第一環状グループ 102 から第二環状グループ 103 へ順に発光（同色、或いは、類似色で順次発光）させることで遊技窓 101 を中心として外側へ広がるような発光演出や、逆に、第二環状グループ 103 から第一環状グループ 102 へ順に発光（同色、或いは、類似色で順次発光）させることで遊技窓 101 へ向かって外側から収束するような発光演出、或いは、第一環状グループ 102 と第二環状グループ 103 とを同時に発光させることで遊技窓 101 の外周全体を広く発光させるような発光演出等を行うことができるようになっている。

【0286】

また、遊技盤 4 の前面や表ユニット 2000 等に備えられた LED（詳細な図示は省略する）と協調することで、遊技盤 4 の LED と、遊技窓 101 に近い第一環状グループ 102 の LED と、第一環状グループ 102 よりも外側に配置された第二環状グループ 103 の LED とによって、更に表情豊かな発光演出を行うことが可能となり、遊技者の関心を強く引付けることができると共に、遊技者を楽しませて興味が低下するのを抑制することができる。

【0287】

また、第一環状グループ 102、第二環状グループ 103 や、下部グループ 108 において、各系統 102a ~ 102j, 103a ~ 103j, 108a ~ 108d を適宜発光させることで、遊技窓 101 の外周を光が周回するような発光演出をしたり、遊技窓 101 の外周に沿って上部装飾ユニット 280 の中央レンズ 282 へ向かって光が移動するような、或いは、中央レンズ 282 から光が遊技窓 101 の外周に沿って移動するような発光演出をしたりすることができる。なお、本実施形態では、第一環状グループ 102 や第二環状グループ 103 を周方向へ 10 系統 102a ~ 102j, 103a ~ 103j に分割（10 分割）したものを示したが、これに限定するものではなく、8 系統程に分割（8 分割程）されていれば遊技窓 101 の外周を光が周回するような発光演出を良好に行うことができる。

【0288】

更に、放射状グループ 104 のみを発光させることで遊技窓 101 を中心に放射状に発光する発光演出をしたり、放射状グループ 104 と同時に第一環状グループ 102、第二環状グループ 103、及び下部グループ 108 を発光させることで遊技窓 101 の外周全体を略均一に発光させる発光演出をしたり、第一環状グループ 102 や第二環状グループ 103 の発光中に放射状グループ 104 を発光（点灯・点滅）させることで環状の発光装飾に対してアクセントを付与する発光演出をしたりすることができる。また、放射状グループ 104 の各系統 104a ~ 104h をそれぞれ個々に発光させることで、放射レンズ部 210b, 250b が周回するような発光演出もすることができる。

【0289】

また、上部中央グループ 106 の各系統 106a ~ 106c を同時に発光させることで中央レンズ 282 全体が発光する発光演出や、各系統 106a ~ 106c を順次発光させることで中央レンズ 282 内において光が回転するような発光演出を行うことができる。また、上部中央サイドグループ 107 を発光させることで、側レンズ 284 や下レンズ 289 を高輝度に発光装飾させて遊技者に対してチャンスの到来や特定の遊技状態（例えば、大当たり遊技状態、確変遊技状態、時短遊技状態、確変時短遊技状態、等）を示唆する発

光演出を行うことができる。なお、下レンズ２８９は、遊技者の頭上から遊技者へ向かって光を照射するように配置されており、高輝度なＬＥＤ２８６ｂの発光を遊技者に気付かせ易くすることができるようになっている。

#### 【０２９０】

更に、下部グループ１０８の各系統１０８ａ～１０８ｄを適宜発光させることで、上皿３０１の前縁を発光装飾させる発光演出をしたり、操作部グループ１０９と関連させて発光させることで、ダイヤル操作部４０１や押圧操作部４０５の操作を促す発光演出をしたりすることができる。また、操作部グループ１０９におけるダイヤル操作部４０１と対応した系統１０９ａ，１０９ｂを適宜発光させることで、ダイヤル操作部４０１の操作を促したり、ダイヤル操作部４０１の回転操作方向を案内したりする発光演出をすることができる。更に、操作部グループ１０９における押圧操作部４０５と対応した系統１０９ｃを発光させることで、押圧操作部４０５の操作を促す発光演出をすることができる。

10

#### 【０２９１】

なお、第一環状グループ１０２、第二環状グループ１０３、上部中央グループ１０６、下部グループ１０８、及び操作部グループ１０９の系統１０９ｃは、フルカラーＬＥＤとされているので、各グループ１０２，１０３，１０６，１０８，１０９毎や、各系統１０２ａ～１０２ｊ，１０３ａ～１０３ｊ，１０６ａ～１０６ｃ，１０８ａ～１０８ｄ，１０９ｃ毎に、発光色や明るさ等の階調を異ならせた発光演出を行うことができ、多彩で表情豊かな発光演出を行うことができる。

#### 【０２９２】

20

このように、扉枠５では、右サイド装飾ユニット２００及び左サイド装飾ユニット２４０では、周レンズ部２１０ａ，２５０ａと対応したＬＥＤ２１４ａ，２１６ａ，２５４ａ，２５６ａを、遊技窓１０１に近い第一環状グループ１０２と、第一環状グループ１０２の外側で遊技窓１０１から遠い第二環状グループ１０３とに分けて発光させることができるようにしているので、遊技窓１０１（遊技領域１１００）の外側を複数の略同心円状に発光装飾させることができ、遊技窓１０１の外周を光が囲うことでこれまでのパチンコ遊技機には無い発光演出を行うことができ、遊技者の関心を強く引付けられるパチンコ遊技機１とすることができるようになっている。

#### 【０２９３】

また、一つの周レンズ部２１０ａ，２５０ａにおいて、略同心円状配置された二系統のＬＥＤを備えるようにしており、外観状は一つに見えても、二系統の各ＬＥＤをそれぞれ発光させることで、略同心円状に発光装飾させることができるので、発光装飾の態様を外観からは想像し難くすることが可能となり、発光装飾による周レンズ部２１０ａ，２５０ａ（右サイド装飾ユニット２００及び左サイド装飾ユニット２４０）の変化を大きくすることができるので、発光装飾によるインパクトを高くして遊技者の関心を強く引付けられるパチンコ遊技機１とすることができるようになっている。

30

#### 【０２９４】

##### [ ４．本体枠の全体構成 ]

次に、パチンコ遊技機１における本体枠３について、図５５乃至図６０を参照して説明する。図５５は、本体枠の正面図であり、図５６は、本体枠の背面図である。また、図５７は、本体枠の正面斜視図であり、図５８は、本体枠の背面斜視図である。更に、図５９は、本体枠を分解して前から見た分解斜視図であり、図６０は、本体枠を分解して後から見た斜視図である。本実施形態の本体枠３は、外枠２に対して正面視左辺が軸支されており、扉枠５の後側で外枠２の前面を開閉するように扉状に支持されていると共に、前側が扉枠５によって開閉させられるようになっている。また、本体枠３は、扉枠５の遊技窓１０１と対応した位置に前側から遊技盤４を着脱自在に保持することができるようになっている。

40

#### 【０２９５】

本体枠３は、本体枠３の骨格を形成すると共に前後方向に貫通し遊技盤４を保持するための矩形状の遊技盤保持口６０１を有した本体枠ベース６００と、本体枠ベース６００の

50

正面視左側端部の上端及び下端にそれぞれ取付けられ外枠 2 に軸支されると共に扉枠 5 を軸支するための上軸支金具 6 3 0 及び下軸支金具 6 4 0 と、本体枠ベース 6 0 0 の下部前面に取付けられ遊技盤 4 の遊技領域 1 1 0 0 内へ遊技球を打ち込むための打球発射装置 6 5 0 と、本体枠ベース 6 0 0 の後側に取付けられ皿ユニット 3 0 0 の上皿 3 0 1 へ遊技球を払出すための賞球ユニット 7 0 0 と、本体枠ベース 6 0 0 の前面に取付けられ本体枠 3 に対して扉枠 5 が開いた時に賞球ユニット 7 0 0 から扉枠 5 の皿ユニット 3 0 0 への遊技球の流れを遮断する球出口開閉ユニット 7 9 0 と、を備えている。

#### 【0296】

また、本体枠 3 は、本体枠ベース 6 0 0 の下部後面に取付けられ遊技盤 4 を除く扉枠 5 や本体枠 3 に備えられた電氣的部品を制御するための各種の制御基板や電源基板 8 5 1 等を一纏めにしてユニット化した基板ユニット 8 0 0 と、本体枠ベース 6 0 0 における遊技盤保持口 6 0 1 の後側開口を覆う裏カバー 9 0 0 と、本体枠ベース 6 0 0 の正面視左側端部を被覆する側面防犯板 9 5 0 と、本体枠ベースの正面視右側端部に取付けられ外枠 2 に対する本体枠 3 の開閉施錠、及び本体枠 3 に対する扉枠 5 の開閉施錠をする錠装置 1 0 0 と、を主に備えている。

#### 【0297】

##### [ 4 - 1 . 本体枠ベース ]

次に、本体枠 3 における本体枠ベース 6 0 0 について、主に図 6 1 及び図 6 2 を参照して説明する。図 6 1 は、本体枠における本体枠ベースの正面斜視図である。また、図 6 2 は、本体枠における本体枠ベースの背面斜視図である。本実施形態の本体枠 3 における本体枠ベース 6 0 0 は、合成樹脂によって一体成形されており、正面視の外形が扉枠 5 の外形に沿った縦長の矩形状とされていると共に、前後方向に所定量の奥行きを有するように形成されている。この本体枠ベース 6 0 0 は、図示するように、上部から下部へ向かって全体の約 3 / 4 の範囲内が前後方向へ矩形状に貫通し遊技盤 4 の外周を嵌合保持可能な遊技盤保持口 6 0 1 と、本体枠ベース 6 0 0 の正面視左辺を除く前端外周を形成するコ字状の前端枠部 6 0 2 と、前端枠部 6 0 2 の前面から後方へ向かって窪み、扉枠 5 における扉枠ベース本体 1 1 0 の下端から後方へ突出した扉枠突片 1 1 0 c、扉枠 5 の補強ユニット 1 5 0 における上側補強板金 1 5 1 の後方へ突出した上側の屈曲突片 1 6 7 及び開放側補強板金 1 5 3 の後方へ突出した開放側外折曲突片 1 6 3 が挿入係合される係合溝 6 0 3 と、を備えている。

#### 【0298】

また、本体枠ベース 6 0 0 は、遊技盤保持口 6 0 1 の下側から本体枠ベース 6 0 0 下端まで延出し前端枠部 6 0 2 の前端から所定量後側へ窪み左右方向へ板状に広がった下部後壁部 6 0 4 と、前端枠部 6 0 2 よりも内側で後方へ突出し遊技盤保持口 6 0 1 の内周壁を形成する周壁部 6 0 5 と、を備えている。この周壁部 6 0 5 によって、コ字状の前端枠部 6 0 2 の自由端部（正面視で上下の左側端部）同士が連結されるようになっており、本体枠ベース 6 0 0 の外形が枠状となるようになっている。

#### 【0299】

また、本体枠ベース 6 0 0 は、下部後壁部 6 0 4 の上端に遊技盤保持口 6 0 1 の下辺を形成すると共に遊技盤 4 が載置される遊技盤載置部 6 0 6 と、遊技盤載置部 6 0 6 の左右方向略中央から上方へ突出し遊技盤 4 における遊技パネル 1 1 5 0 のアウト球排出溝 1 1 5 6 と係合する位置決め突起 6 0 7 と、周壁部 6 0 5 における正面視右側内壁の所定位置に形成され遊技盤 4 の遊技盤止め具 1 1 2 0 が止め付けられる遊技盤係止部 6 0 8（図 5 を参照）と、周壁部 6 0 5 の上側内壁から下方へ垂下し下端が遊技盤 4 の上端と当接可能な板状で左右方向に複数配置された上端規制リブ 6 0 9 と、を備えている。本体枠ベース 6 0 0 の位置決め突起 6 0 7 は、遊技盤 4 のアウト球排出溝 1 1 5 6 と嵌合することで、遊技盤 4 の下端が左右方向及び後方向へ移動するのを規制することができるようになっている。また、遊技盤係止部 6 0 8 は、遊技盤 4 の遊技盤止め具 1 1 2 0 が係止されることで遊技盤 4 の正面視右辺が前後方向へ移動するのを規制することができるようになっている。なお、遊技盤 4 の正面視左辺は、詳細は後述するが、側面防犯板 9 5 0 の位置決め

部材 9 5 6 によって前後方向への移動が規制されるようになっている。

【 0 3 0 0 】

更に、本体枠ベース 6 0 0 は、コ字状の前端枠部 6 0 2 の自由端部（正面視で上下の左側端部）の後面に上軸支金具 6 3 0 及び下軸支金具 6 4 0 を取付けるための金具取付部 6 1 0 を備えている（図 6 2 を参照）。この金具取付部 6 1 0 は、図 6 1 等示すように、その前側が上下及び左右に延びた複数のリブによって補強されており、十分な強度で上軸支金具 6 3 0 及び下軸支金具 6 4 0 を取付けることができるようになっている。また、本体枠ベース 6 0 0 は、正面視で下部後壁部 6 0 4 の右端上部に前後方向に貫通した略円形のシリンダ錠貫通穴 6 1 1 と、シリンダ錠貫通穴 6 1 1 の正面視左下に形成され扉枠 5 における扉枠ベース本体 1 1 0 から後方へ突出する位置決め突起 1 1 0 d と嵌合する U 字状の嵌合溝 6 1 2 と、嵌合溝 6 1 2 の正面視左下に形成され打球発射装置 6 5 0 の発射ソレノイド 6 5 4 を収容するソレノイド収容凹部 6 1 3 と、を備えている。

10

【 0 3 0 1 】

本体枠ベース 6 0 0 は、上述したように、下部後壁部 6 0 4 が前端枠部 6 0 2 の前面よりも後側へ一段窪んだ位置に形成されており、下部後壁部 6 0 4 の正面視右側前面に、打球発射装置 6 5 0 の発射ソレノイド 6 5 4 がソレノイド収容凹部 6 1 3 内に収容されるように前側から打球発射装置 6 5 0 が取付けられるようになっている。この下部後壁部 6 0 4 の前面に打球発射装置 6 5 0 を取付けた状態では、図 5 7 や図 8 7 等に示すように、打球発射装置 6 5 0 における発射レール 6 6 0 の上端よりも正面視左側に、左方向及び下方へ広がったファール空間 6 2 6 が形成されるようになっている。本実施形態では、本体枠 3 に対して扉枠 5 を閉じた状態とすると、ファール空間 6 2 6 の下部にファールカバーユニット 5 4 0 におけるファール球入口 5 4 2 e が位置するようになっており、ファール空間 6 2 6 を下降した遊技球が、ファールカバーユニット 5 4 0 のファール球入口 5 4 2 e に受けられて、皿ユニット 3 0 0 における下皿 3 0 2 へ排出されるようになっている。

20

【 0 3 0 2 】

また、本体枠ベース 6 0 0 は、正面視で下部後壁部 6 0 4 の左右中央よりも左側に前後方向へ矩形状に貫通する開口部 6 1 4 と、開口部 6 1 4 の上側及び正面視左右両側に複数形成され前後方向に貫通した透孔 6 1 5 と、を備えている。この本体枠ベース 6 0 0 の開口部 6 1 4 は、前側から中継端子板カバー 6 9 2（図 5 9 等を参照）によって閉鎖されるようになっており、中継端子板カバー 6 9 2 の開口 6 9 2 a を通して、下部後壁部 6 0 4 の後面に取付けられた基板ユニット 8 0 0 の主扉中継端子板 8 8 0 と周辺扉中継端子板 8 8 2 とが前側へ臨むようになっている。また、複数の透孔 6 1 5 は、基板ユニット 8 0 0 のスピーカボックス 8 2 0 からの音を、本体枠ベース 6 0 0 の前側へ伝達させるためのものである。なお、開口部 6 1 4 の左右両側に配置された透孔 6 1 5 は、前側に衝壁を有したベンチレーション型の孔とされている。

30

【 0 3 0 3 】

また、本体枠ベース 6 0 0 は、開口部 6 1 4 の上側で下部後壁部 6 0 4 の前面上端付近に遊技盤 4 を脱着可能に固定するための遊技盤固定具 6 9 0 を回転可能に支持する固定具支持部 6 1 6 と、固定具支持部 6 1 6 の正面視右下から前方へ突出し遊技盤固定具 6 9 0 の回転位置を規制するストッパ 6 1 7 と、を備えている。

40

【 0 3 0 4 】

ここで、遊技盤固定具 6 9 0 は、図 5 5 等に示すように、本体枠ベース 6 0 0 の固定具支持部 6 1 6 に軸支される軸心を中心に扇状に広がる固定片 6 9 0 a と、固定片 6 9 0 a における周方向一端側（正面視で時計回りの方向へ回転させた時に後端となる側）から外方へ延出する操作片 6 9 0 b と、を備えている。この遊技盤固定具 6 9 0 は、本体枠ベース 6 0 0 の固定具支持部 6 1 6 に軸支させた上で、操作片 6 9 0 b を操作して遊技盤固定具 6 9 0 を正面視で時計回りの方向へ回動させると、固定片 6 9 0 a が遊技盤載置部 6 0 6 よりも上方へ突出し、遊技盤載置部 6 0 6 に載置された遊技盤 4 の固定凹部 1 1 2 1 内に挿入されるようになっており、遊技盤 4 が前側へ移動するのを阻止することができるようになっている。また、遊技盤固定具 6 9 0 は、操作片 6 9 0 b がストッパ 6 1 7 と当接

50



するようになっており、ストッパ 6 1 7 と当接することで、正面視反時計周りの方向への回動端が規制されるようになっている。

【 0 3 0 5 】

更に、本体枠ベース 6 0 0 は、シリンダ錠貫通穴 6 1 1 の下側前面に、本体枠 3 に対する扉枠 5 の開放を検出するための扉枠開放スイッチ 6 1 8 が取付けられており、本体枠 3 に対して扉枠 5 が開かれる（開放される）と、その押圧が解除されて扉枠 5 の開放を検出することができるようになっている。また、本体枠ベース 6 0 0 は、扉枠開放スイッチ 6 1 8 が取付けられた位置よりも下側後面に、外枠 2 に対する本体枠 3 の開放を検出するための本体枠開放スイッチ 6 1 9 が取付けられており（図 6 2 を参照）、外枠 2 に対して本体枠 3 が開かれる（開放される）と、その押圧が解除されて本体枠 3 の開放を検出することができるようになっている。

10

【 0 3 0 6 】

また、本体枠ベース 6 0 0 は、コ字状の前端枠部 6 0 2 における正面視で右側（開放側）辺の係合溝 6 0 3 よりも内側（軸支側）に、前後方向へ縦長に貫通する三つの扉用フック穴 6 2 0 と、下端の扉用フック穴 6 2 0 の下側に前後方向へ貫通し左右方向に二つ並んだ錠係止穴 6 2 1 と、を備えている。これら三つの扉用フック穴 6 2 0 は、上下方向の上下両端付近と、上下方向の略中央にそれぞれ形成されている。この上側と中央の扉用フック穴 6 2 0 と錠係止穴 6 2 1 には、錠装置 1 0 0 0 の上下両端に備えられた係止突起 1 0 0 4 が係合係止されるようになっており、前端枠部 6 0 2 における正面視右辺の後側で周壁部 6 0 5 の外壁に沿って錠装置 1 0 0 0 が本体枠ベース 6 0 0 に取付けられるようになっている。そして、本体枠ベース 6 0 0 に錠装置 1 0 0 0 を取付けた状態では、錠装置 1 0 0 0 の三つの扉用フック部 1 0 4 1 が、三つの扉用フック穴 6 2 0 から前方へ突出すると共に、錠装置 1 0 0 0 のシリンダ錠 1 0 1 0 がシリンダ錠貫通穴 6 1 1 から前方へ突出した状態となるようになっている（図 5 7 を参照）。

20

【 0 3 0 7 】

更に、本体枠ベース 6 0 0 は、下部後壁部 6 0 4 の後面に、背面視で、右側上端から左右方向略中央へ向かって緩く斜めに下降した上で、左右方向の略中央で下部後壁部 6 0 4 における上下方向の中間からやや上寄りの位置まで垂下し遊技球が流通可能とされた本体枠ベース球抜通路 6 2 2 を備えている。この本体枠ベース球抜通路 6 2 2 は、基板ユニット 8 0 0 における基板ユニットベース 8 1 0 によって後側が閉鎖されるようになっており、詳細は後述するが、賞球装置 7 4 0 における球抜通路 7 4 1 d を流通した遊技球が流通するようになっている。

30

【 0 3 0 8 】

また、本体枠ベース 6 0 0 は、周壁部 6 0 5 における背面視左辺の後端に、上下方向へ所定間隔で複数配置され裏カバー 9 0 0 の軸支ピン 9 0 6 を回動可能に軸支する裏カバー軸支部 6 2 3 と、下部後壁部 6 0 4 の前面で開口部 6 1 4 の正面視斜め左上に球出口開閉ユニット 7 9 0 を取付けるための取付部 6 2 4 と、周壁部 6 0 5 の正面視右側（開放側）側面に錠装置 1 0 0 0 を取付固定するための錠取付部 6 2 5 と、を備えている。

【 0 3 0 9 】

なお、詳細な説明は省略するが、本体枠ベース 6 0 0 には、上記の他に、打球発射装置 6 5 0、賞球ユニット 7 0 0、及び基板ユニット 8 0 0 等を取付けるための取付ボスや取付孔等が適宜位置に形成されている。

40

【 0 3 1 0 】

[ 4 - 2 . 上軸支金具及び下軸支金具 ]

次に、本体枠 3 における上軸支金具 6 3 0 及び下軸支金具 6 4 0 について、主に図 5 9 及び図 6 0 を参照して説明する。本体枠 3 における上軸支金具 6 3 0 及び下軸支金具 6 4 0 は、本体枠ベース 6 0 0 の正面視左端上下後面の金具取付部 6 1 0 に、所定のビスを用いてそれぞれ取付けることで、本体枠 3 に対して扉枠 5 を開閉可能に軸支できると共に、外枠 2 に対して本体枠 3 を開閉可能に軸支させることができるものである。

【 0 3 1 1 】

50

まず、上軸支金具 6 3 0 は、本体枠ベース 6 0 0 の上側の金具取付部 6 1 0 に取付けられ上下左右方向へ広がる板状の取付部 6 3 1 と、取付部 6 3 1 の上端から前方へ延出する板状の前方延出部 6 3 2 と、前方延出部 6 3 2 の前端付近から上方へ延びだすように突設された軸支ピン 6 3 3 と、軸支ピン 6 3 3 の正面視左側に配置され扉枠 5 の軸ピン 1 5 5 が挿入される上下方向に貫通した扉枠軸支穴 6 3 4 (図 5 7 等を参照)と、前方延出部 6 3 2 の正面視左側端部から下方へ垂下し扉枠 5 の開放側への回動端を規制するストッパ (図示は省略する)と、を備えている。この上軸支金具 6 3 0 は、取付部 6 3 1、前方延出部 6 3 2、及びストッパが、一枚の金属板を屈曲成形することで一体的に形成されている。

#### 【 0 3 1 2 】

一方、下軸支金具 6 4 0 は、扉枠 5 を軸支するための扉枠軸支金具 6 4 2 と、扉枠軸支金具 6 4 2 の下側に配置され外枠 2 に対して本体枠 3 を軸支するための本体枠軸支金具 6 4 4 と、を備えている。下軸支金具 6 4 0 における扉枠軸支金具 6 4 2 は、本体枠ベース 6 0 0 の下側の金具取付部 6 1 0 に取付けられ上下左右方向へ広がる板状の取付部 6 4 2 a と、取付部 6 4 2 a の下端から前方へ延出する板状の前方延出部 6 4 2 b と、前方延出部 6 4 2 b の前端付近に上下方向へ貫通し扉枠 5 の軸ピン 1 5 7 が挿入される扉枠軸支穴 6 4 2 c と、前方延出部 6 4 2 b の正面視左側端部から上方へ立設され扉枠 5 の開放側への回動端を規制するストッパ 6 4 2 d と、を備えている。この扉枠軸支金具 6 4 2 は、取付部 6 4 2 a、前方延出部 6 4 2 b、及びストッパ 6 4 2 d が、一枚の金属板を屈曲成形することで一体的に形成されている。

#### 【 0 3 1 3 】

また、下軸支金具 6 4 0 における本体枠軸支金具 6 4 4 は、本体枠ベース 6 0 0 の下側の金具取付部 6 1 0 に取付けられ上下左右方向へ広がる板状の取付部 6 4 4 a と、取付部 6 4 4 a の下端から前方へ延出する前方延出部 6 4 4 b と、前方延出部 6 4 4 b 前端付近に上下方向へ貫通した本体枠軸支穴 (図示は省略する)と、を備えている。この本体枠軸支金具 6 4 4 もまた、取付部 6 4 4 a、及び前方延出部 6 4 4 b が、一枚の金属板を屈曲成形することで一体的に形成されている。

#### 【 0 3 1 4 】

下軸支金具 6 4 0 は、扉枠軸支金具 6 4 2 の取付部 6 4 2 a と本体枠軸支金具 6 4 4 の取付部 6 4 4 a とが前後方向に重なった (接した) 状態とされると共に、扉枠軸支金具 6 4 2 の前方延出部 6 4 2 b と本体枠軸支金具 6 4 4 の前方延出部 6 4 4 b とが上下方向に所定距離離間した状態で、本体枠ベース 6 0 0 における下側の金具取付部 6 1 0 に取付けられるようになっている。

#### 【 0 3 1 5 】

この上軸支金具 6 3 0 及び下軸支金具 6 4 0 は、本体枠ベース 6 0 0 に取付けた状態で、上軸支金具 6 3 0 の軸支ピン 6 3 3 と、下軸支金具 6 4 0 の図示しない本体枠軸支穴とが同軸上に位置するようになっており、下軸支金具 6 4 0 における本体枠軸支金具 6 4 4 の本体枠軸支穴が、外枠 2 における下支持金具 2 1 の支持突起 2 1 d に嵌合挿入されるように、本体枠軸支金具 6 4 4 の前方延出部 6 4 4 b を、下支持金具 2 1 の支持突出片 2 1 c 上に載置した上で、上軸支金具 6 3 0 の軸支ピン 6 3 3 を、外枠 2 における上支持金具 2 0 の支持鉤穴 2 0 c 内に挿入することで、本体枠 3 を外枠 2 に対して開閉可能に軸支させることができるようになっている。

#### 【 0 3 1 6 】

また、この上軸支金具 6 3 0 及び下軸支金具 6 4 0 は、本体枠ベース 6 0 0 に取付けた状態で、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 と、下軸支金具 6 4 0 の扉枠軸支穴 6 4 2 c とが同軸上に位置するようになっており、下軸支金具 6 4 0 における扉枠軸支金具 6 4 2 の扉枠軸支穴 6 4 2 c に、扉枠 5 の軸ピン 1 5 7 が挿入されるように扉枠 5 の下軸支部 1 5 8 を扉枠軸支金具 6 4 2 の前方延出部 6 4 2 b 上に載置した上で、扉枠 5 の軸ピン 1 5 5 を、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 に挿入することで、本体枠 3 に対して扉枠 5 を開閉可能に軸支することができるようになっている。なお、本実施形態では、扉枠 5

の上側の軸ピン 1 5 5 は、上下方向へ摺動可能とされており、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 へ挿入させる際に、軸ピン 1 5 5 を一旦、下方へスライドさせて、扉枠 5 の上軸支部 1 5 6 と上軸支金具 6 3 0 の前方延出部 6 3 2 とが上下に重なるようにした上で、軸ピン 1 5 5 を上方へスライドさせることで扉枠軸支穴 6 3 4 へ挿入することができるようになっている。

#### 【 0 3 1 7 】

##### [ 4 - 3 . 打球発射装置 ]

次に、本体枠 3 における打球発射装置 6 5 0 について、主に図 6 3 及び図 6 4 を参照して説明する。図 6 3 は、本体枠における打球発射装置の正面斜視図である。また、図 6 4 は、本体枠における打球発射装置の背面斜視図である。この打球発射装置 6 5 0 は、扉枠 5 の球送ユニット 5 8 0 から供給された遊技球を、ハンドル装置 5 0 0 の回転操作に応じた強さで遊技盤 4 の遊技領域 1 1 0 0 内へ打ち込むことができるものである。

#### 【 0 3 1 8 】

本実施形態の打球発射装置 6 5 0 は、本体枠ベース 6 0 0 における下部後壁部 6 0 4 の前面所定位置に取付けられる金属板の発射ベース 6 5 2 と、発射ベース 6 5 2 の下部後面に前側へ回転駆動軸 6 5 4 a が突出するように取付けられる発射ソレノイド 6 5 4 と、発射ソレノイド 6 5 4 の回転駆動軸 6 5 4 a に一体回転可能に固定される打球槌 6 5 6 と、打球槌 6 5 6 の先端に固定される槌先 6 5 8 と、槌先 6 5 8 の移動軌跡上における所定位置を基端として正面視斜め左上へ延出し発射ベース 6 5 2 の前面に取付けられる発射レール 6 6 0 と、発射レール 6 6 0 の基端上部に発射レール 6 6 0 との間で打球槌 6 5 6 先端の槌先 6 5 8 が通過可能とされると同時に遊技球が通過不能な隙間を形成し発射レール 6 6 0 の基端に遊技球を保持する球止め片 6 6 2 と、球止め片 6 6 2 によって発射レール 6 6 0 の基端に保持された遊技球を打球可能な打球位置よりも打球槌 6 5 6 (槌先 6 5 8) が発射レール 6 6 0 側へ回動するのを規制するストッパ 6 6 4 と、を備えている。

#### 【 0 3 1 9 】

この打球発射装置 6 5 0 における発射ソレノイド 6 5 4 は、詳細な図示は省略するが、回転駆動軸 6 5 4 a がハンドル装置 5 0 0 の回転操作角度に応じた強さ(速さ)で往復回動するようになっている。また、打球発射装置 6 5 0 の打球槌 6 5 6 は、発射ソレノイド 6 5 4 の回転駆動軸 6 5 4 a に固定される固定部 6 5 6 a と、固定部 6 5 6 a から緩やかな円弧状に延出し先端が回転駆動軸 6 5 4 a の軸心に対して法線方向を向き先端に槌先 6 5 8 が固定される棹部 6 5 6 b と、棹部 6 5 6 b に対して固定部 6 5 6 a を挟んで反対側へ延出しストッパ 6 6 4 と当接可能なストッパ部 6 5 6 c と、を備えている。打球槌 6 5 6 のストッパ部 6 5 6 c がストッパ 6 6 4 と当接することで、先端の槌先 6 5 8 が打球位置(正面視で反時計周りの方向の回動端)よりも発射レール 6 6 0 側へ回動するのが規制されるようになっている。

#### 【 0 3 2 0 】

また、打球発射装置 6 5 0 の発射レール 6 6 0 は、遊技盤 4 の外レール 1 1 1 1 の下端延長線上と略沿うように下方が窪んだ緩い円弧状とされている(図 8 7 を参照)と共に、前後方向に対して中央が V 字状に窪んだ形状とされており、打球槌 6 5 6 によって打球された遊技球を発射レール 6 6 0 に沿って滑らかに遊技盤 4 側へ誘導させることができるようになっている。この発射レール 6 6 0 は、金属板を屈曲成形することで形成されている。

#### 【 0 3 2 1 】

また、打球発射装置 6 5 0 は、打球槌 6 5 6 における打球位置側への回動端を規制可能なストッパ 6 6 4 の前面を被覆するストッパカバー 6 6 6 と、打球槌 6 5 6 における打球位置とは離れた位置の回動端(正面視で時計回りの方向の回動端)を規制するストッパ 6 6 8 と、を備えている。打球発射装置 6 5 0 は、ストッパ 6 6 4 , 6 6 8 の表面がゴムで覆われており、打球槌 6 5 6 が当接した時の衝撃を吸収することができると共に、当接による騒音の発生を抑制することができるようになっている。

#### 【 0 3 2 2 】

打球発射装置 650 は、図 57 や図 87 等に示すように、本体枠ベース 600 の下部後壁部 604 に取付けた状態とすると、発射レール 660 の上端が左右方向の略中央で下部後壁部 604 の上端、つまり、遊技盤載置部 606 (遊技盤保持口 601 の下辺) よりも下方に位置するようになっており、遊技盤保持口 601 に保持された遊技盤 4 における外レール 1111 の下端との間で、左右方向に所定幅で下方へ広がったファール空間 626 が形成されるようになっている。そして、打球発射装置 650 は、発射レール 660 よりも正面視左側のファール空間 626 を飛び越えるようにして遊技球を発射することで、遊技盤 4 の遊技領域 1100 内へ遊技球を打ち込むことができるようになっている。なお、上述したように、本体枠 3 に対して扉枠 5 を閉じた状態とすると、ファール空間 626 の下部にファールカバーユニット 540 のファール球入口 542e が位置するようになっており、遊技領域 1100 内へ打ち込まれずにファール球となった遊技球が、ファール空間 626 を落下してファール球入口 542e へ受入れられて、下皿 302 へ排出されるようになっている。

10

20

30

40

50

#### 【0323】

また、打球発射装置 650 は、発射ソレノイド 654 が、発射制御部 4130 によりハンドル装置 500 の回転操作に応じた駆動強さで駆動させられるようになっていると共に、球送ユニット 580 の球送ソレノイド 585 の駆動と同期するように駆動させられるようになっている。具体的には、打球発射装置 650 へ遊技球を供給する球送ユニット 580 では、球送ソレノイド 585 が駆動 (ON) すると球送部材 584 が遊技球を受入れ、その状態から球送ソレノイド 585 の駆動が解除 (OFF) されると球送部材 584 が受入れた遊技球を打球発射装置 650 側へ送るようになっているので、この球送ユニット 580 の球送ソレノイド 585 と同時に発射ソレノイド 654 を駆動 (ON) することで、球送ユニット 580 から発射レール 660 の後端へ遊技球を円滑に供給することができ、打球槌 656 の回動により遊技球を確実に発射することができるようになっている。

#### 【0324】

#### [4-4. 賞球ユニット]

次に、本体枠 3 における賞球ユニット 700 について、主に図 65 乃至図 72 を参照して説明する。図 65 は、本体枠における賞球ユニットの正面斜視図であり、図 66 は、本体枠における賞球ユニットの背面斜視図である。また、図 67 は、賞球ユニットを分解して前から見た分解斜視図であり、図 68 は、賞球ユニットを分解して後から見た分解斜視図である。更に、図 69 は、賞球ユニットにおける賞球タンクとタンクレールユニットとの関係を分解して後方から示す分解斜視図である。図 70 は、賞球ユニットにおける賞球装置を分解して後から見た分解斜視図である。図 71 は、賞球装置における払出通路と払出モータと払出回転体との関係を示す背面図である。また、図 72 は、賞球ユニットにおける球の流通通路を示す断面図である。

#### 【0325】

本実施形態の本体枠 3 における賞球ユニット 700 は、パチンコ遊技機 1 を設置する遊技ホールにおけるパチンコ島設備において、パチンコ島設備側からパチンコ遊技機 1 へ供給された遊技球を貯留した上で、所定の払出指示に基づいてパチンコ遊技機 1 の上皿 301 へ払出すものである。この賞球ユニット 700 は、本体枠ベース 600 の後面に取付けられる賞球ベース 710 と、賞球ベース 710 の後面上部に取付けられパチンコ島設備側から供給される遊技球を受けると共に貯留する賞球タンク 720 と、賞球タンク 720 の下側に配置され賞球タンク 720 に貯留された遊技球を整列させて下流側へ送るタンクレールユニット 730 と、タンクレールユニット 730 によって整列された遊技球を所定の払出指示に基づいて払出す賞球装置 740 と、賞球装置 740 によって払出された遊技球を皿ユニットの上皿 301 へ誘導することができると共に上皿 301 が遊技球で満タンになると払出された遊技球を下皿 302 側へ分岐誘導することができる満タン分岐ユニット 770 と、を主に備えている。

#### 【0326】

また、賞球ユニット 700 は、賞球ベース 710 に形成された賞球通路 715 の後側開

口を閉鎖する賞球通路蓋 780 と、タンクレールユニット 730 や賞球装置 740 を接地するためのアース金具 782 と、賞球ベース 710 の後面に取付けられる外部端子板 784 と、外部端子板 784 の後側を覆う外部端子板カバー 786 と、を備えている。賞球ユニット 700 における賞球通路蓋 780 は、その後面に裏カバー 900 を固定するための裏カバー係合溝 780a が形成されている（図 68 を参照）。

#### 【0327】

この賞球ユニット 700 は、賞球ベース 710 が、正面視で本体枠ベース 600 の上辺と左辺に沿うような逆 L 字状に形成されており、上辺に賞球タンク 720 及びタンクレールユニット 730 が配置されていると共に、左辺に縦長の賞球装置 740 が配置されており、賞球装置 740 の下側に満タン分岐ユニット 770 が配置されている。また、賞球装置 740 の直上でタンクレールユニット 730 よりも上側に賞球タンク 720 と隣接するように外部端子板 784 及び外部端子板カバー 786 が配置されている。

10

#### 【0328】

次に、賞球ユニット 700 における賞球ベース 710 は、図示するように、本体枠ベース 600 の上辺と正面視で遊技盤保持口 601 の左辺と略対応するような正面視逆 L 字状に形成されており、合成樹脂によって一体的に成形されている。この賞球ベース 710 は、逆 L 字状の外側外周に略沿って後方へ延出した周壁部 710a と、周壁部 710a の後端から内側へ所定幅で延出し略同一面状に配置された後壁部 710b と、を備えている。本実施形態では、図 68 に示すように、周壁部 710a の上辺側が、賞球ベース 710 の上端よりも一段下がった位置から後方へ延出するように形成されている。この賞球ベース 710 は、後壁部 710b が前端よりも奥まった位置に位置しており、本体枠ベース 600 に取付けた時に、遊技盤 4 を収容可能な空間を形成することができるようになっている。

20

#### 【0329】

また、賞球ベース 710 は、周壁部 710a の上边上側に賞球タンク 720 を取付ける賞球タンク取付部 711 と、賞球タンク取付部 711 の横（背面視で右側）に配置され外部端子板 784 及び外部端子板カバー 786 を取付けるための外部端子板取付部 712 と、後壁部 710b の上辺下端後側にタンクレールユニット 730 を取付けるための複数の取付係止部 713 と、後壁部 710b の垂直辺後側に賞球装置 740 を取付けるための賞球装置取付部 714 と、賞球装置取付部 714 に隣接して賞球装置 740 から払出された遊技球を下方へ誘導する賞球通路 715 と、後壁部 710b の下端に満タン分岐ユニット 770 を取付けるための取付係止部 716 と、を備えている。

30

#### 【0330】

更に、賞球ベース 710 は、後壁部 710b の賞球装置取付部 714 の位置に前後方向へ貫通し賞球装置 740 から前方へ突出した払出モータ 744 等を逃がすための逃し穴 717 と、裏カバー 900 を固定するための裏カバー係合溝 718 と、を備えている。また、賞球ベース 710 には、詳細な説明は省略するが、賞球タンク 720 や賞球装置 740 等を取付けたり、本体枠ベース 600 に取付けたりするための取付孔や取付ボス等が適宜位置に形成されている。

#### 【0331】

続いて、賞球ユニット 700 における賞球タンク 720 は、図 69 にも示すように、上方が開放された横長箱状に形成されており、平面視が横長の略矩形状とされた底壁部 721 と、底壁部 721 の外周から上方へ立上ると共に平面視で右側後部（開放側の後部）のみが矩形状に底壁部 721 よりも後方へ突出した外周壁部 722 と、外周壁部 722 における右側後部の底壁部 721 よりも後方へ突出した部位によって形成され下方へ開口した排出口 723 と、排出口 723 の平面視左側（軸支側）から賞球タンク 720 の左端まで板状に延びた底部 724 と、底部 724 の平面視左端下側から後方へ延出する棒状の軸部 725 と、軸部 725 の基端付近及び外周壁部 722 の前側両端に形成され賞球タンク 720 を賞球ベース 710 における賞球タンク取付部 711 へ取付けるための取付部 726 と、を備えている。

40

50

## 【0332】

この賞球タンク720は、底壁部721の外周が外周壁部722で囲まれており、底壁部721上に所定量の遊技球を貯留することができるようになっている。また、賞球タンク720は、底壁部721の上面が、排出口723へ向かって低くなるように傾斜しており、底壁部721上の遊技球が排出口723へ向かって転動するようになっている。

## 【0333】

また、賞球タンク720は、軸部725に回転自在に軸支される二つの球ならし部材727を備えている。この球ならし部材727は、図示するように、一端側が軸部725に軸支されるようになっており、自重によって他端側が垂下するようになっている。この球ならし部材727は、後述するタンクレールユニット730内に垂下するようになっており、タンクレールユニット730内を流通する遊技球をならして整列させることができるものである。また、賞球タンク720の底部724は、タンクレールユニット730の上側の略半分を覆うように形成されており、タンクレールユニット730内から遊技球が溢れるのを防止することができると共に、タンクレールユニット730内に埃等が侵入するのを防止することができるようになっている。

## 【0334】

なお、詳細な図示は省略するが、賞球タンク720の底壁部721の上面は、平面視で左側（排出口723から遠い側）が右側へ向かって低くなるように傾斜していると共に、平面視で右側（排出口723に近い側）が後側の排出口723へ向かって傾斜するように形成されている。これにより、遊技球の流れをスムーズにすることができ、賞球タンク720内で球詰まりが発生するのを抑制することができるようになっていると、排出口723からタンクレールユニット730側へ遊技球をスムーズに排出することができるようになっている。

## 【0335】

次に、賞球ユニット700におけるタンクレールユニット730は、図69にも示すように、賞球タンク720の下側に配置され左右方向へ長く延びたタンクレール731を備えている。このタンクレール731は、上方が開放された所定深さの樋状で前後方向に遊技球が二列で整列することが可能な幅（奥行）とされ、正面視左側（軸支側）端部が低くなるように底部が傾斜している。このタンクレール731は、左側（軸支側）端部に下方へ開口する排出口731a（図72を参照）と、前後方向の略中央で底部から上方へ延出した仕切壁731bと、前端下面より下方へ突出し賞球ベース710の取付係止部713に上側から係止される複数の係止突片731c（図67を参照）と、を備えている。このタンクレール731は、正面視右側（開放側）端部が賞球タンク720における排出口723の直下に位置するようになっており、賞球タンク720の排出口723から排出された遊技球を受取った後に左方向へ転動させて排出口731aから賞球装置740側へ受け渡すことができるようになっている。また、タンクレール731の係止突片731cを賞球ベース710の取付係止部713に係止させることで、タンクレール731つまりタンクレールユニット730を賞球ベース710に取付けることができるようになっている。

## 【0336】

また、タンクレールユニット730は、タンクレール731の排出口731a上部に回転可能に支持される整列歯車732と、整列歯車732の上部を覆う歯車カバー733と、歯車カバー733の正面視右端と連続しタンクレール731の上部を閉鎖する球押え板734と、タンクレール731内に進退可能とされタンクレール731内の遊技球が排出口731a側へ転動するのを停止させることが可能な球止片735と、タンクレール731内に配置されタンクレール731内の遊技球と接触可能とされたアース板736と、を備えている。整列歯車732は、図示するように、タンクレール731の仕切壁731bによって二列に仕切られた遊技球の二つの流路と対応するように、前後方向に並んで二つ備えられている。また、球押え板734は、上部に球止片735が取付けられる取付部734aと、上下方向に貫通し球止片735の突片735aが挿通可能な二つのスリット734bと、を備えている。

## 【0337】

このタンクレーユニット730内には、賞球タンク720に軸支された二つの球ならし部材727が上方から球押え板734の上流側（開放側）に挿入されるようになっており、この球ならし部材727によって賞球タンク720の排出口723からタンクレー731内に排出された遊技球が、一段となるようにならずと共に、仕切壁731bに沿って二列に整列させるようにすることができるようになっている。また、球押え板734は、球ならし部材727によって一段とならなかった遊技球を強制的に一段とするためのものであり、排出口731a側へ向かうに従ってタンクレー731の底部との隙間が狭くなるようにタンクレー731に取付けられている。

## 【0338】

タンクレーユニット730の整列歯車732は、図示するように、外周に複数の歯が形成されており、一对の整列歯車732における歯のピッチが半ピッチずつ、ずれるように軸支されている。これにより、タンクレー731を流下してきた遊技球の上部が整列歯車732の歯と噛み合いながら下流側の排出口731aへ流下する時に、二列に整列された遊技球が交互に一つずつ賞球装置740へ送られるようになっている。

## 【0339】

なお、タンクレー731の底部には、上下に貫通する細溝が形成されており、タンクレー731内を遊技球と一緒に転動する埃等の異物がその細溝から下方に落下するようになっている。また、タンクレー731の内壁に配置されたアース板736は、詳細な図示は省略するが、アース金具782を介して電源基板851のアース用コネクタを經由して外部に接地されるようになっており、タンクレー731内で遊技球がアース板736と接触することで、帯電した静電気を除去することができるようになっている。

## 【0340】

また、タンクレーユニット730は、球押え板734の取付部734aに回動可能に取付けられた球止片735を回動させて、球止片735の突片735aをスリット734bを通してタンクレー731内へ挿入することで、突片735aによってタンクレー731内の二列の流路を閉止することができ、賞球装置740側へ遊技球が供給されるのを停止させることができるようになっている。

## 【0341】

続いて、賞球ユニット700における賞球装置740は、タンクレーユニット730の排出口731aから排出供給された遊技球を、所定の払出指示に基づいて皿ユニット300の上皿301へ払出するためのものである。この賞球装置740は、図70乃至図72等に示すように、賞球ベース710における賞球装置取付部714に取付けられる上下方向へ延びたユニットベース741を備えている。賞球装置740におけるユニットベース741は、図示するように、後面側に、上端に開口し遊技球の外形よりも若干広い幅で上下方向の中央よりもやや下側の位置まで延出する供給通路741aと、供給通路741aの下端と連通し所定広さの空間を有した振分空間741bと、振分空間741bの背面視左側（開放側）下端と連通し略く字状に曲がって背面視左側面に開口する賞球通路741cと、振分空間741bの背面視右側（軸支側）下端と連通し下方へ延出して下端に開口する球抜通路741dと、を備えている。このユニットベース741の供給通路741a、振分空間741b、賞球通路741c、及び球抜通路741dは、後方へ開放された状態で形成されている。

## 【0342】

賞球装置740は、ユニットベース741の後側に取付けられユニットベース741よりも上下方向の長さが短い裏蓋742と、裏蓋742の下側に配置される板状のモータ支持板743と、モータ支持板743の前側に配置され回転軸744aがモータ支持板743よりも後方へ突出するようにユニットベース741に固定される払出モータ744と、払出モータ744の回転軸744aに一体回転可能に固定されモータ支持板743の後側に配置される第1ギア745と、第1ギア745と噛合しユニットベース741に軸支される第2ギア746と、第2ギア746と噛合しユニットベース741に軸支される第3

10

20

30

40

50

ギア 7 4 7 と、第 3 ギア 7 4 7 と共に一体回転しユニットベース 7 4 1 の振分空間 7 4 1 b 内に配置される払出回転体 7 4 8 と、払出回転体 7 4 8 とは第 3 ギア 7 4 7 を挟んで反対側に一体回転可能に固定され周方向に等間隔で複数（本実施形態では、3 つ）の検出スリット 7 4 9 a が形成された回転検出盤 7 4 9 と、を備えている。

【0343】

また、賞球装置 7 4 0 は、ユニットベース 7 4 1 に取付けられ供給通路 7 4 1 a 内の遊技球の有無を検出するための球切れスイッチ 7 5 0 と、ユニットベース 7 4 1 に取付けられ賞球通路 7 4 1 c 内を流下する遊技球を検出するための計数スイッチ 7 5 1 と、払出回転体 7 4 8 と一体回転する回転検出盤 7 4 9 に形成された検出スリット 7 4 9 a を検出するための回転角スイッチ 7 5 2 と、回転角スイッチ 7 5 2 を保持し裏蓋 7 4 2 の後面に取付けられる回転角スイッチ基板 7 5 3 と、払出モータ 7 4 4、球切れスイッチ 7 5 0、計数スイッチ 7 5 1、及び回転角スイッチ 7 5 2 と払出制御基板 4 1 1 0 との接続を中継し裏蓋 7 4 2 の後面に取付けられる賞球ケース内基板 7 5 4 と、を備えている。

【0344】

更に、賞球装置 7 4 0 は、賞球ケース内基板 7 5 4 を後側から覆い裏蓋 7 4 2 の後面に取付けられる基板カバー 7 5 5 と、第 1 ギア 7 4 5、第 2 ギア 7 4 6、第 3 ギア 7 4 7（回転検出盤 7 4 9）、及び回転角スイッチ基板 7 5 3 を後側から覆い裏蓋 7 4 2 を挟んでユニットベース 7 4 1 の後面に取付けられるギアカバー 7 5 6 と、ユニットベース 7 4 1 の供給通路 7 4 1 a 内を流通する遊技球と接触可能な供給通路アース金具 7 5 7 と、モータ支持板 7 4 3 を挟んで払出モータ 7 4 4 をユニットベース 7 4 1 へ固定すると共に払出モータ 7 4 4 をアース接続するためのビス 7 5 8 と、裏蓋 7 4 2 をユニットベース 7 4 1 に対して着脱可能に支持する着脱ボタン 7 5 9 と、を備えている。

【0345】

賞球装置 7 4 0 は、ユニットベース 7 4 1 の後側に裏蓋 7 4 2 が取付けられることで、供給通路 7 4 1 a、振分空間 7 4 1 b、賞球通路 7 4 1 c、及び球抜通路 7 4 1 d の開放された後端が閉鎖されるようになっている。また、ユニットベース 7 4 1 は、供給通路 7 4 1 a における上端よりも下の位置が、一旦、後方へ膨出した形状とされており、タンクレールユニット 7 3 0 から排出落下してきた遊技球の勢いを緩和させることができるようになっている。また、ユニットベース 7 4 1 は、供給通路 7 4 1 a における後方へ膨出した位置よりも下側の一方（背面視左側）の側面が部分的に切欠かれていると共に供給通路 7 4 1 a の切欠かれた位置の外側に球切れスイッチ 7 5 0 を取付けるためのスイッチ取付部 7 4 1 e と、賞球通路 7 4 1 c の途中に計数スイッチ 7 5 1 を取付けるためのスイッチ取付部 7 4 1 f と、賞球通路 7 4 1 c よりも下側で前後方向へ貫通するように形成され払出モータ 7 4 4 を挿通可能なモータ挿通孔 7 4 1 g と、を備えている。

【0346】

このユニットベース 7 4 1 のスイッチ取付部 7 4 1 e に球切れスイッチ 7 5 0 を取付けることで、球切れスイッチ 7 5 0 の作動片が供給通路 7 4 1 a の側壁の一部を形成するようになり、供給通路 7 4 1 a 内に存在する遊技球によって作動片が押圧されることで球切れスイッチ 7 5 0 によって供給通路 7 4 1 a 内の遊技球の有無を検出することができるようになっている。この球切れスイッチ 7 5 0 により供給通路 7 4 1 a 内の遊技球が検出されていない状態（球切れの状態）では、払出モータ 7 4 4 が回転しないようになっていると共に、球切れであることが遊技者やホール側に報知されるようになっている。

【0347】

また、ユニットベース 7 4 1 は、第 2 ギア 7 4 6、及び第 3 ギア 7 4 7（払出回転体 7 4 8）を軸支するための軸受部 7 4 1 h と、供給通路 7 4 1 a におけるスイッチ取付部 7 4 1 e と振分空間 7 4 1 b との間に配置され供給通路アース金具 7 5 7 を取付けるためのアース金具取付部 7 4 1 i と、ユニットベース 7 4 1 の上部に配置され裏蓋 7 4 2 を着脱支持するための着脱ボタン 7 5 9 が支持されるボタン支持孔 7 4 1 j と、を備えている。このユニットベース 7 4 1 は、アース金具取付部 7 4 1 i に供給通路アース金具 7 5 7 を取付けることで、供給通路アース金具 7 5 7 の後面が供給通路 7 4 1 a 内の遊技球と接触



することができるようになっており、共に、供給通路アース金具 757 の前面がコ字状のアース金具 782 の下端後面と接触するようになっており、供給通路アース金具 757 を介して供給通路 741a 内を流通する遊技球の静電気を除去することができるようになっている。

#### 【0348】

賞球装置 740 の裏蓋 742 は、全体が縦長の板状とされ上端が後方へ膨出した形態とされている。裏蓋 742 の上部には、着脱ボタン 759 を挿通させるボタン挿通穴 742a と、上下方向の略中央後面に賞球ケース内基板 754 及び基板カバー 755 を取付けるための中継基板取付部 742b と、中継基板取付部 742b の下側に配置され回転角スイッチ基板 753 を取付けるための回転角スイッチ基板取付部 742c と、払出回転体 748 が通過可能な貫通孔 742d と、を備えている。裏蓋 742 の中継基板取付部 742b は、ユニットベース 741 のアース金具取付部 741i の後側に位置するように形成されている。

10

#### 【0349】

また、賞球装置 740 のモータ支持板 743 は、本実施形態では、アルミ板とされており、払出モータ 744 の金属製のモータハウジングと接触するようになっており、払出モータ 744 で発生する熱を放熱し易くすることができるようになっている。

#### 【0350】

また、賞球装置 740 の払出回転体 748 は、図 71 に示すように、周方向に等間隔でそれぞれ一つの遊技球を収容可能な大きさの三つの凹部 748a を備えており、払出回転体 748 が回転することで、供給通路 741a から供給された遊技球が一つずつ凹部 748a に収容されて、賞球通路 741c 又は球抜通路 741d 側へ払出することができるようになっている。また、払出回転体 748 と一体回転する回転検出盤 749 に形成された三つの検出スリット 749a は、回転検出盤 749 の外周に等分 (120 度ごと) に形成されるとともに、払出回転体 748 の凹部 748a 間と対応する位置にそれぞれ設けられており、検出スリット 749a を回転角スイッチ 752 によって検出することで、払出回転体 748 の回転位置を検出することができるようになっている。なお、本実施形態では、回転検出盤 749 (払出回転体 748) の各検出スリット 749a 間 (120 度) の回転は、払出モータ 744 の 18 ステップの回転に相当するように設計されている。

20

#### 【0351】

賞球装置 740 は、払出制御基板 4110 に、主制御基板 4100 からの払出コマンドや CR ユニットからの貸出コマンド等が入力されたり、球抜スイッチ 860b が操作されたりすることで払出モータ 744 が回転して、所定数の遊技球を遊技者側 (上皿 301) へ払出したり、遊技ホール側 (パチンコ遊技機 1 の後側) へ排出したりすることができるようになっている。この払出モータ 744 の回転軸 744a を回転駆動させると、回転軸 744a に固定された第 1 ギア 745 を回転すると同時に、第 1 ギア 745 と噛合する第 2 ギア 746 が回転し、更に第 2 ギア 746 と噛合する第 3 ギア 747 が回転するようになっている。この第 3 ギア 747 には、前側に払出回転体 748 が、後側に回転検出盤 749 が、それぞれ一体回転可能に固定されており、第 3 ギア 747 と共に払出回転体 748 及び回転検出盤 749 が回転するようになっている。なお、第 1 ギア 745、第 2 ギア 746、第 3 ギア 747 には遊び (バックラッシュ) があるため、払出回転体 748 が時計方向又は反時計方向に回転することとなるものの、このバックラッシュによる払出回転体 748 の回転は、払出モータ 744 の約 2 ステップの回転に相当する程度となるように設計されている。

30

40

#### 【0352】

この賞球装置 740 は、図 71 に示すように、振分空間 741b の略中央に払出回転体 748 が回転可能に軸支されている。そして、払出モータ 744 によって払出回転体 748 が背面視反時計周りの方向へ回転させられると、供給通路 741a 内の遊技球が、賞球通路 741c 側へ払出されるようになっており、払出回転体 748 の回転によって賞球通路 741c 側へ払出された遊技球は、計数スイッチ 751 によって一つずつ数えられた上

50

で賞球ベース 710 の賞球通路 715 へ受け渡されるようになっている。一方、払出モータ 744 によって払出回転体 748 が背面視時計回りの方向へ回転させられると、供給通路 741 a 内の遊技球が球抜通路 741 d 側へ払出されるようになっており、払出回転体 748 によって球抜通路 741 d 側へ払出された遊技球は、球抜通路 741 d の下端から後述する満タン分岐ユニット 770 の球抜通路 778、本体枠ベース 600 の本体枠ベース球抜通路 622、基板ユニット 800 における基板ユニットベース 810 の開口部 812、及び電源基板ボックスホルダ 840 の排出通路 842 を介してパチンコ遊技機 1 の後側外部へと排出することができるようになっている。

#### 【0353】

次に、賞球ユニット 700 における満タン分岐ユニット 770 について、主に図 67、図 68 及び図 72 を参照して説明する。賞球ユニット 700 における満タン分岐ユニット 770 は、賞球ベース 710 の下端に取付けられるものであり、賞球装置 740 の賞球通路 741 c 側へ払出された遊技球を、皿ユニット 300 へ誘導することができると共に、皿ユニット 300 の上皿 301 において遊技球が満タンになると、皿ユニット 300 の下皿 302 に対して遊技球を払出すように振分けることができるものである。

#### 【0354】

この満タン分岐ユニット 770 は、前後方向の略中央上部に賞球ベース 710 の取付係止部 716 に係止される係止部 770 a と、後端上部に賞球ベース 710 の下端裏面に固定される固定部 770 b と、を備えている。満タン分岐ユニット 770 は、係止部 770 a を賞球ベース 710 の取付係止部 716 に、後側から係止させることで取付係止部 716 に対して吊持ちされた状態となり、賞球ベース 710 に対して固定部 770 b を所定のビスで固定することで、満タン分岐ユニット 770 を賞球ベース 710 の下端に取付固定することができるようになっている。

#### 【0355】

また、満タン分岐ユニット 770 は、図示するように、全体が後端から前端へ向かうに従って低くなるような箱状に形成されており、後端上部における左右方向の略中央に上方へ向かって開口し賞球ベース 710 の賞球通路 715 を流下してきた遊技球を受ける賞球受口 771 と、賞球受口 771 の下側に配置され左右方向へ広がった分岐空間 772 (図 72 を参照) と、分岐空間 772 における賞球受口 771 の直下から前側へ向かって遊技球を誘導する通常通路 773 (図 72 を参照) と、通常通路 773 を流通した遊技球を前方へ放出し前端の正面視右端に開口した通常球出口 774 と、分岐空間 772 における賞球受口 771 の直下よりも背面視右側へ離れた位置から前側へ向かって遊技球を誘導する満タン通路 775 (図 72 を参照) と、満タン通路 775 を流通した遊技球を前方へ放出し通常球出口 774 の正面視左側に開口した満タン球出口 776 と、を備えている。

#### 【0356】

更に、満タン分岐ユニット 770 は、後端上部の正面視左側端部に上方へ向かって開口し賞球装置 740 の球抜通路 741 d を流下してきた遊技球を受ける球抜受口 777 と、球抜受口 777 に受けられた遊技球を前側へ誘導する球抜通路 778 (図 72 を参照) と、球抜通路 778 を流通した遊技球を前方へ放出し正面視左端で通常球出口 774 及び満タン球出口 776 よりも後方の位置で開口した球抜出口 779 と、を備えている。

#### 【0357】

満タン分岐ユニット 770 は、本体枠 3 に対して扉枠 5 を閉じた状態とすると、通常球出口 774 及び満タン球出口 776 が、それぞれ扉枠 5 におけるファールカバーユニット 540 の第一球入口 542 a 及び第二球入口 542 c と対向して連通するようになっており、通常球出口 774 から放出された遊技球は、ファールカバーユニット 540 の第一球入口 542 a を通って皿ユニット 300 の上皿 301 へ供給され、満タン球出口 776 から放出された遊技球は、ファールカバーユニット 540 の第二球入口 542 c を通って皿ユニット 300 の下皿 302 へ供給されるようになっている。また、球抜出口 779 は、本体枠ベース 600 における本体枠ベース球抜通路 622 の背面視右側上端と連通するように形成されており、球抜出口 779 から放出された遊技球が本体枠ベース 600 の本体

枠ベース球抜通路 6 2 2 へ受け渡されるようになっている。

【 0 3 5 8 】

この満タン分岐ユニット 7 7 0 は、賞球装置 7 4 0 の賞球通路 7 4 1 c 側へ払出された遊技球が、賞球ベース 7 1 0 の賞球通路 7 1 5 を介して賞球受口 7 7 1 で受取られるようになっている。賞球受口 7 7 1 へ進入した遊技球は、通常の状態では、分岐空間 7 7 2 を垂下して賞球受口 7 7 1 の直下に配置された通常通路 7 7 3 内へと流下する。そして、通常通路 7 7 3 内へ流下した遊技球は、通常球出口 7 7 4 からファールカバーユニット 5 4 0 の第一球入口 5 4 2 a に進入し、第一球通路 5 4 2 b を通って第一球出口 5 4 4 a から皿ユニット 3 0 0 の上皿 3 0 1 へ供給されることとなる。

【 0 3 5 9 】

ところで、皿ユニット 3 0 0 の上皿 3 0 1 が遊技球で満タンとなった状態で、更に賞球ユニット 7 0 0 ( 賞球装置 7 4 0 ) から遊技球が払出されると、ファールカバーユニット 5 4 0 の第一球出口 5 4 4 a から上皿 3 0 1 側へ出られなくなった遊技球が、ファールカバーユニット 5 4 0 の第一球通路 5 4 2 b 内で滞り、やがて、満タン分岐ユニット 7 7 0 における通常球出口 7 7 4 を通して上流の通常通路 7 7 3 内も一杯になる。この状態で、賞球受口 7 7 1 から分岐空間 7 7 2 内へ進入した遊技球は、通常通路 7 7 3 内へ進入することができず、分岐空間 7 7 2 内で横方向へ移動し始め、横方向へ移動した遊技球が満タン通路 7 7 5 内へ進入して、満タン球出口 7 7 6 からファールカバーユニット 5 4 0 の第二球入口 5 4 2 c、第二球通路 5 4 2 d、及び第二球出口 5 4 4 b を介して皿ユニット 3 0 0 の下皿 3 0 2 へ供給されるようになっている。

【 0 3 6 0 】

このように、満タン分岐ユニット 7 7 0 は、上皿 3 0 1 内で遊技球が満タンとなると、その満タンが解消されるまでは、賞球装置 7 4 0 から払出された遊技球を、自動的に下皿 3 0 2 へ供給させることができるので、従来のパチンコ遊技機のように上皿が満タンとなって上皿の球抜ボタンを操作することで遊技球が打球発射装置に供給されなくなって遊技球の打込が中断してしまうのを回避させることができ、遊技中の煩わしさを解消させて遊技に対する興趣が低下するのを抑制することができるようになっている。

【 0 3 6 1 】

満タン分岐ユニット 7 7 0 は、上述したように、上皿 3 0 1 が満タンとなると、賞球装置 7 4 0 の直下、つまり、パチンコ遊技機 1 の後部で払出される遊技球の通路を分岐させるようにしており、満タン分岐ユニット 7 7 0 の通常通路 7 7 3 内で滞留した遊技球は上皿 3 0 1 へ払出されるので、上皿 3 0 1 内の遊技球と通常通路 7 7 3 内の遊技球が打球発射装置 6 5 0 によって直接打ち込むことができる遊技球となり、上皿 3 0 1 における遊技球の貯留量は、実質的には、上皿 3 0 1 の容量と通常通路 7 7 3 の容量とを合わせた量となる。つまり、上皿 3 0 1 の容量を、従来のパチンコ遊技機における上皿の容量よりも小さくしても、通常通路 7 7 3 の容量が加えられるので、従来と同等量の遊技球を上皿 3 0 1 で貯留することができる。したがって、上皿 3 0 1 を小さくすることで相対的に扉枠 5 における遊技窓 1 0 1 を大きく ( 広く ) することが可能となり、より広い遊技領域 1 1 0 0 を備えたパチンコ遊技機 1 とすることができ、遊技する遊技者に対して訴求力の高いパチンコ遊技機 1 とすることができると共に、広い遊技領域 1 1 0 0 により遊技者を楽しませることができるようになっている。

【 0 3 6 2 】

[ 4 - 5 . 球出口開閉ユニット ]

次に、本体枠 3 における球出口開閉ユニット 7 9 0 について、主に図 7 3 乃至図 7 5 を参照して説明する。図 7 3 は、本体枠における球出口開閉ユニットの正面斜視図である。また、図 7 4 は、本体枠における球出口開閉ユニットの背面斜視図である。更に、図 7 5 は、本体枠における球出口開閉ユニットと扉枠におけるファールカバーユニットとの関係を示す説明図である。本実施形態の本体枠 3 における球出口開閉ユニット 7 9 0 は、本体枠ベース 6 0 0 の下部後壁部 6 0 4 における正面視左上端付近に形成された取付部 6 2 4 に取付けられるものであり、本体枠 3 に対して扉枠 5 が開いた時に、賞球ユニット 7 0 0

10

20

30

40

50

における満タン分岐ユニット 770 前端的通常球出口 774 と満タン球出口 776 とを閉鎖して、賞球ユニット 700 から扉枠 5 の皿ユニット 300 への遊技球の流れを遮断することができるものである。

#### 【0363】

この球出口開閉ユニット 790 は、本体枠ベース 600 の下部後壁部 604 における正面視左上端付近に形成された取付部 624 に下部後壁部 604 の上端よりも突出しないように取付けられるシャッターベース 791 と、シャッターベース 791 に上下方向へスライド可能に保持される板状の開閉シャッター 792 と、開閉シャッター 792 を上下方向へスライドさせる開閉クランク 793 と、開閉クランク 793 を介して開閉シャッター 792 が上昇するように付勢する開閉バネ 794 と、を備えている。

10

#### 【0364】

球出口開閉ユニット 790 のシャッターベース 791 は、開閉シャッター 792 がシャッターベース 791 の上端よりも上方へ突出するように上下方向へスライド可能に保持するための上下方向へ延びた一对のスライド溝 791a と、一对のスライド溝 791a の間で前後方向に貫通した矩形状の開口部 791b と、正面視で左側端部前面に配置され開閉クランク 793 を前後方向へ延びた軸周りに回動可能に支持するクランク支持部 791c と、開閉バネ 794 の一端（上端）を係止するバネ係止部 791d と、を備えている。シャッターベース 791 のクランク支持部 791c は、開口部 791b の正面視左側に配置されていると共に、バネ係止部 791d は、正面視で左右方向中央から左寄りの上部付近に配置されている。

20

#### 【0365】

また、球出口開閉ユニット 790 の開閉シャッター 792 は、平板状のシャッター本体 792a と、シャッター本体 792a の前面から突出しシャッターベース 791 のスライド溝 791a 内を摺動する一对の摺動突部（図示は省略）と、一对の摺動突部の間でシャッターベース 791 の開口部 791b から臨む位置に配置され前後方向へ貫通した横長矩形状の駆動孔 792b と、を備えている。

#### 【0366】

更に、球出口開閉ユニット 790 の開閉クランク 793 は、シャッターベース 791 のクランク支持部 791c により前後方向へ延びた軸周りに回動可能に支持される軸部 793a と、軸部 793a の正面視右側外周から右外方へ延出し先端が開口部 791b の左右方向中央付近まで延出した駆動棒 793b と、駆動棒 793b の先端から後方へ突出し開閉シャッター 792 の駆動孔 792b 内に摺動可能に挿入される駆動ピン 793c と、軸部 793a の正面視下側外周から下方へ延出し先端が球形状とされた当接部 793d と、駆動棒 793b の途中上面に形成され開閉バネ 794 の他端（下端）を係止するバネ係止部 793e と、を備えている。

30

#### 【0367】

球出口開閉ユニット 790 は、開閉クランク 793 が前後方向へ延びた軸回りに回動することで、開閉クランク 793 の駆動ピン 793c が円弧状に上下方向へ回動すると同時に、駆動ピン 793c が挿入された駆動孔 792b を介して開閉シャッター 792 が上下方向へスライドするようになっている。この球出口開閉ユニット 790 は、本体枠 3 に対して扉枠 5 を閉じた状態では、開閉クランク 793 の当接部 793d が扉枠 5 におけるファールカバーユニット 540 の開閉作動片 542g と当接して、当接部 793d が正面視で時計回りの方向へ開閉バネ 794 の付勢力に抗して回動させられるようになっており、当接部 793d と共に駆動ピン 793c が正面視時計回りの方向へ回動することで、開閉シャッター 792 が下降して満タン分岐ユニット 770 前端的通常球出口 774 と満タン球出口 776 とを開放させることができるようになっている。

40

#### 【0368】

この状態から本体枠 3 に対して扉枠 5 を開くと、開閉クランク 793 の当接部 793d と、扉枠 5 におけるファールカバーユニット 540 の開閉作動片 542g との当接が解除され、開閉クランク 793 が開閉バネ 794 の付勢力によって正面視反時計周りの方向へ

50

回転すると同時に、開閉シャッター 792 が上昇して、満タン分岐ユニット 770 前端的通常球出口 774 と満タン球出口 776 とを閉鎖することができるようになっている。

【0369】

このように、本体枠 3 に対する扉枠 5 の開閉に応じて、球出口開閉ユニット 790 により賞球ユニット 700 における満タン分岐ユニット 770 前端的通常球出口 774 と満タン球出口 776 とを自動的に開閉させることができるので、満タン分岐ユニット 770 内に遊技球が残っている状態で扉枠 5 を開いても、通常球出口 774 や満タン球出口 776 から遊技球がこぼれてしまうのを防止することができるようになっている。

【0370】

[4-6. 基板ユニット]

次に、本体枠 3 における基板ユニット 800 について、主に図 76 乃至図 80 を参照して説明する。図 76 は、本体枠における基板ユニットの正面斜視図であり、図 77 は、本体枠における基板ユニットの背面斜視図である。また、図 78 は、基板ユニットを分解して前から見た分解斜視図である。更に、図 79 は、基板ユニットを分解して後から見た分解斜視図である。図 80 (A) は発射電源基板ボックスの正面図であり、(B) は(A) に示す A-A 線の断面図である。

【0371】

本体枠 3 における基板ユニット 800 は、本体枠ベース 600 の下部後壁部 604 の後面に取付けられる基板ユニットベース 810 と、基板ユニットベース 810 の正面視左側後面に取付けられるスピーカボックス 820 と、基板ユニットベース 810 の正面視右端後面に取付けられる発射電源基板ボックス 830 と、発射電源基板ボックス 830 を後側から囲うように基板ユニットベース 810 の後面に取付けられる電源基板ボックスホルダ 840 と、電源基板ボックスホルダ 840 の後面に取付けられ後端がスピーカボックス 820 の後端と略同一面状となる大きさに形成された電源基板ボックス 850 と、電源基板ボックス 850 及びスピーカボックス 820 の後面に取付けられる払出制御基板ボックス 860 と、払出制御基板ボックス 860 の正面視左側端部を覆うようにスピーカボックス 820 の後面に取付けられる端子基板ボックス 870 と、基板ユニットベース 810 の前面に取付けられる主扉中継端子板 880 及び周辺扉中継端子板 882 と、を備えている。

【0372】

基板ユニット 800 における基板ユニットベース 810 は、図示するように、左右方向へ長く延びた形態とされ、左右方向の略中央部が下方へ一段下がり左右両端へ向かうに従って緩やかに上側へ傾斜し前面から前方へ突出した壁状の遮蔽壁部 811 と、遮蔽壁部 811 における左右方向中央の一段下がった位置の上側に配置され前後方向へ貫通した開口部 812 と、遮蔽壁部 811 の下側で正面視左端近傍の前面に形成され主扉中継端子板 880 及び周辺扉中継端子板 882 を取付けるための基板取付部 813 と、基板取付部 813 の正面視左側で前後方向へ横長の矩形状に貫通した筒状のダクト部 814 と、後面に固定されるスピーカボックス 820 の下部スピーカ 821 と対応する位置で前後方向に貫通する縦長スリット状の複数の透孔 815 と、背面視左側(正面視右側)上部の後面に後方及び上方へ開放され発射電源基板ボックス 830 の前側を収容可能なボックス収容部 816 と、を備えている。

【0373】

この基板ユニットベース 810 は、遮蔽壁部 811 が、本体枠ベース 600 における下部後壁部 604 の後面に形成された本体枠ベース球抜通路 622 の下側に沿うように形成されており、本体枠ベース球抜通路 622 から遊技球が下方へ脱落するのを防止することができると共に、基板ユニットベース 810 の強度を高めることができるようになっている。また、基板ユニットベース 810 は、前後方向に貫通した開口部 812 を通して、本体枠ベース球抜通路 622 を流下してきた遊技球を基板ユニットベース 810 の後側に配置された電源基板ボックスホルダ 840 へ送ることができるようになっている。

【0374】

また、基板ユニットベース 810 は、主扉中継端子板 880 及び周辺扉中継端子板 88

10

20

30

40

50

2を取付ける基板取付部813が、本体枠ベース600における矩形状に開口した開口部614と対応した位置に配置されており、基板取付部813に主扉中継端子板880と周辺扉中継端子板882を取付けた状態では、本体枠ベース600の開口部614から主扉中継端子板880と周辺扉中継端子板882が前側へ臨むようになっている。また、基板ユニットベース810は、ダクト部814及び複数の透孔815によってスピーカボックス820の下部スピーカ821からの音を前側へ良好に伝達させることができるようになっている。

#### 【0375】

基板ユニット800におけるスピーカボックス820は、文字通り、前側を向いて取付けられた下部スピーカ821を備えている。このスピーカボックス820は、下部スピーカ821の後側を密閉状に覆うと同時に、正面視で下部スピーカ821の左側に横長矩形状の開放口822が形成されている。この開放口822は、詳細な図示は省略するが、所定の迷路状の通路を介して下部スピーカ821の後側の空間と連通することで、下部スピーカ821の後側の音の位相を反転させて前方へ放射するようにしており、下部スピーカ821の口径に対してより重低音を発することが可能なバスレフ型のスピーカボックスとされている。なお、基板ユニットベース810におけるダクト部814は、スピーカボックス820の開放口822と対応する位置に形成されており、開放口822から放射される音を前方へ良好に伝達させることができるようになっている。

#### 【0376】

基板ユニット800における発射電源基板ボックス830は、後方が開放された箱状に形成されており、その後端開口を閉鎖するように取付けられた発射電源基板831を備えている。この発射電源基板831には、DC/DCコンバータ831aと、DC/DCコンバータ831aからの電力を充電及び放電する電解コンデンサSC0と、を備えており、DC/DCコンバータ831aからの電流と電解コンデンサSC0からの放電による電流とを併合した併合電流を打球発射装置650の発射ソレノイド654に電流を流して駆動している。この発射電源基板ボックス830は、発射電源基板831に実装されるDC/DCコンバータ831a及び電解コンデンサSC0が発する熱を外部へ放出するために、その上面及び下面に放熱孔としてのスリット830aが形成されている。電解コンデンサSC0はDC/DCコンバータ831aと比べて熱によって破損しやすい電子部品であるため、電解コンデンサSC0が配置される発射電源基板ボックス830の側面には放熱孔としてのスリット830aが形成されている。また発射電源基板ボックス830には、その内部空間を、DC/DCコンバータ831aを収容するための空間と、電解コンデンサSC0を収容するための空間と、の2つの空間に仕切る仕切壁830bが上面内壁と下面内壁とを接続するように底面から端開口縁まで一体に形成されている。これにより、発射電源基板ボックス830の端開口に発射電源基板831を取り付けて発射電源基板ボックス830の内部空間を閉鎖すると、発射電源基板ボックス830の内部空間が仕切壁830bによって、電解コンデンサSC0を収容するための収容空間830cと、DC/DCコンバータ831aを収容するための収容空間830dと、の2つ空間が形成されるため、仕切壁830bは、電解コンデンサSC0を収容するための収容空間830cと、DC/DCコンバータ831aを収容するための収容空間830dと、の熱の出入りを遮断する断熱壁として機能している。電解コンデンサSC0が収容された収容空間830c内の熱は、つまり電解コンデンサSC0が発する熱は、収容空間830cと外気とを連通する、上面、側面、及び下面にそれぞれ形成された放熱孔としてのスリット830aを介して、外部へ放出されることにより、この放出される熱をDC/DCコンバータ831aが収容される収容空間830dへ入り込ませないようにすることができる。したがって、電解コンデンサSC0が発する熱をDC/DCコンバータ831aへ伝えないようにすることができる。また、DC/DCコンバータ831aが収容された収容空間830d内の熱は、つまりDC/DCコンバータ831aが発する熱は、収容空間830dと外気とを連通する上面及び下面にそれぞれ形成された放熱孔としてのスリット830aを介して、外部へ放出されることにより、この放出される熱を電解コンデンサSC0が収容される収容

10

20

30

40

50

空間 8 3 0 c へ入り込ませないようにすることができる。したがって、D C / D C コンバータ 8 3 1 a が発する熱を電解コンデンサ S C 0 へ伝えないようにすることができる。

【 0 3 7 7 】

本実施形態では、打球発射装置 6 5 0 の発射ソレノイド 6 5 4 に流す併合電流を作成するための D C / D C コンバータ 8 3 1 a 及び電解コンデンサ S C 0 が電源基板 8 5 1 に設けられるのではなく、電源基板 8 5 1 と別体の発射電源基板 8 3 1 に設けられることにより発射電源基板 8 3 1 のサイズを電源基板 8 5 1 のサイズと比べて小さくすることができる。発射電源基板 8 3 1 の小型化により取り扱い易くなって発射電源基板 8 3 1 の交換作業が容易となりその交換作業に費やす時間の短縮化に寄与することができる。この交換作業では、発射電源基板ボックス 8 3 0 の端開口に発射電源基板 8 3 1 が取り付けたまの状態で、つまり発射電源基板ボックス 8 3 0 ごと、交換することもできる。またパチンコ遊技機 1 が稼働されて電解コンデンサ S C 0 がその寿命を迎え、発射ソレノイド 6 5 4 による駆動発射が突然発射不能となって遊技を中断せざるを得なくなっても、発射電源基板 8 3 1 の交換作業が容易に行えることにより遊技の中断を早い段階で解消することができる。したがって、電解コンデンサ S C 0 の寿命による発射不能を極めて簡単に解消することができるとともに、その発射不能による遊技の中断を早い段階で解消して遊技を再開することができる。

10

【 0 3 7 8 】

発射電源基板 8 3 1 の電解コンデンサ S C 0 は、発射ソレノイド 6 5 4 による駆動発射が行われるごとに、例えば、1 分あたりに 1 0 0 回という頻度において、充放電が繰り返し行われることにより劣化して寿命を迎えるのに対して、電源基板 8 5 1 は、パチンコ島設備の交流電源から直流電源を作成するものの、発射電源基板 8 3 1 の電解コンデンサ S C 0 と同様の頻度で充放電が繰り返し行われるものではないため、発射電源基板 8 3 1 と比べると、その寿命は極めて長い。換言すると、発射電源基板 8 3 1 は、電解コンデンサ S C 0 の充放電にともなう劣化によって寿命を迎えるのに対して、電源基板 8 5 1 は、経年変化によって寿命を迎える。発射ソレノイド 6 5 4 に流す併合電流を作成するための D C / D C コンバータ 8 3 1 a 及び電解コンデンサ S C 0 が電源基板 8 5 1 に設けられるのではなく、電源基板 8 5 1 と別体の発射電源基板 8 3 1 に設けられることにより、寿命の長い経年変化にともなう電子部品を電源基板 8 5 1 に集中させることができる。これにより、寿命の長い経年変化にともなう電子部品が寿命の短い電解コンデンサ S C 0 と一緒に交換されることを防止することができる。

20

30

【 0 3 7 9 】

また、基板ユニット 8 0 0 における電源基板ボックスホルダ 8 4 0 は、正面視で左右中央よりも左側前面に、上方へ開放され遊技盤 4 のアウト球排出部 1 1 6 1 から排出された下方へ排出された遊技球を受ける排出球受部 8 4 1 と、排出球受部 8 4 1 で受けられた遊技球を下方へ誘導して排出する排出通路 8 4 2 と、排出通路 8 4 2 及び排出球受部 8 4 1 の横（正面視で右側）の前面に前方及び上方へ開放され発射電源基板ボックス 8 3 0 の後側を収容可能な前ボックス収容部 8 4 3 と、電源基板ボックスホルダ 8 4 0 の後面全体が前側へ窪んだように形成され電源基板ボックス 8 5 0 の前端を収容可能な後ボックス収容部 8 4 4 と、を備えている。

40

【 0 3 8 0 】

この電源基板ボックスホルダ 8 4 0 は、排出通路 8 4 2 の開放された前端側が基板ユニットベース 8 1 0 の後面によって閉鎖されるようになっており、基板ユニットベース 8 1 0 の開口部 8 1 2 が排出通路 8 4 2 へ望む位置に形成されており、本体枠ベース 6 0 0 における下部後壁部 6 0 4 の後面に形成された本体枠ベース球抜通路 6 2 2 を流通して基板ユニットベース 8 1 0 の開口部 8 1 2 を通って基板ユニットベース 8 1 0 の後側へ流下した遊技球と、詳細は後述するが遊技盤 4 のアウト球排出部 1 1 6 1 から排出されて排出球受部 8 4 1 で受けられた遊技球とを、排出通路 8 4 2 を通してパチンコ遊技機 1 の後側下方へ排出することができるようになっている。

【 0 3 8 1 】

50

更に、基板ユニット 800 における電源基板ボックス 850 は、前方が開放された横長の箱状に形成されており、その前端開口を閉鎖するように取付けられた電源基板 851 を備えている。この電源基板ボックス 850 は、電源基板 851 に取付けられた各種電子部品が収容されるようになっており、上面及び下面に形成された複数のスリット 850a を介して、電子部品等からの熱を外部へ放出することができるようになっている。なお、図 79 に示すように、電源基板ボックス 850 の後面には、電源基板 851 に取付けられた電源スイッチ 852 が臨むようになっている。

#### 【0382】

この電源基板ボックス 850 及び電源基板ボックスホルダ 840 は、互いに組付けた状態における前後方向の寸法が、スピーカボックス 820 の前後方向の寸法と略同じとなるように形成されており、基板ユニットベース 810 に取付けると、電源基板ボックス 850 の後面と、スピーカボックス 820 の後面とが略同一面状となるようになっている。

#### 【0383】

また、基板ユニット 800 における払出制御基板ボックス 860 は、横長で後方が開放された薄箱状のボックスベース 861 と、ボックスベース 861 内へ後側から嵌合し前方が開放された薄箱状のカバー 862 と、ボックスベース 861 の後面に取付けられカバー 862 によって後面が覆われる払出制御基板 4110 (図 97 を参照) と、を備えている。また、払出制御基板ボックス 860 は、背面視左端から外方へ突出しボックスベース 861 及びカバー 862 の双方に形成された複数の分離切断部 863 を備えており、複数の分離切断部 863 の一箇所ではボックスベース 861 とカバー 862 とがカシメ固定されている。これによってボックスベース 861 とカバー 862 とを分離するためには、分離切断部 863 を切断しないと分離できないようになっており、払出制御基板ボックス 860 を開くと、その痕跡が残るようになっている。したがって、払出制御基板ボックス 860 が不正に開閉させられたか否かが判るようになっている。なお、本実施形態では、検査等のために払出制御基板ボックス 860 を一回だけ開閉することができるようになっている。

#### 【0384】

この払出制御基板ボックス 860 は、払出制御基板 4110 に取付けられたエラー解除スイッチ 860a、球抜スイッチ 860b、検査用出力端子 860c、等がカバー 862 を通して後方へ臨むようになっている (図 56 を参照)。また、払出制御基板ボックス 860 は、主制御基板 4100 等と接続するための各種接続用の端子が、カバー 862 を通して後方へ臨むようになっている。

#### 【0385】

更に、基板ユニット 800 における端子基板ボックス 870 は、スピーカボックス 820 の後面に取付けられる基板ベース 871 と、基板ベース 871 の後面に取付けられ後方へ向かって周辺パネル中継端子 872 が固定された枠周辺中継端子板 868 と、基板ベース 871 の後面に取付けられ後方へ向かって CR ユニット中継端子 873 が固定された遊技球等貸出装置接続端子板 869 と、周辺パネル中継端子 872 と CR ユニット中継端子 873 とが後側へ臨むように基板ベース 871 の後側を覆う基板カバー 874 と、を備えている。周辺パネル中継端子 872 は、パチンコ遊技機 1 を設置するパチンコ島設備側に備えられたパチンコ遊技機 1 の稼動状態等を表示するための度数表示器と接続するためのものであり、CR ユニット中継端子 873 は、パチンコ遊技機 1 と隣接して設置される CR ユニットと接続するためのものである。

#### 【0386】

また、基板ユニット 800 における主扉中継端子板 880 及び周辺扉中継端子板 882 は、本体枠 3 に取付けられる遊技盤 4 に備えられた周辺制御基板 4140 や基板ユニット 800 の払出制御基板 4110 等と、扉枠 5 に備えられたハンドル装置 500、各装飾基板や操作ユニット 400 等との接続を中継するためのものである。これら主扉中継端子板 880 及び周辺扉中継端子板 882 は、基板ユニットベース 810 の前面に形成された基板取付部 813 に取付けることで、本体枠ベース 600 の前面から前側へ臨むようになっ



ており、扉枠 5 から延びだした配線を接続することができるようになっている。

【0387】

なお、主扉中継端子板 880 及び周辺扉中継端子板 882 は、本体枠ベース 600 の前面に取付けられる中継端子板カバー 692 によってその前側が覆われるようになっていると共に、中継端子板カバー 692 の開口 692a を通して、接続端子のみが前側へ臨むようになっている、本体枠 3 の前面がすっきりした外観となるようになっている（図 55 等を参照）。

【0388】

また、主扉中継端子板 880 は、扉枠 5 側に配置される皿ユニット 300 における貸球ユニット 360 の貸球ボタン 361、返却ボタン 362、貸出残表示部 363、ハンドル装置 500 のポテンショメータ 512、タッチスイッチ 516、発射停止スイッチ 518、及びファールカバーユニット 540 の満タンスイッチ 550 と、本体枠 3 側に配置される払出制御基板 4110 との接続を中継するためのものである。また、周辺扉中継端子板 882 は、扉枠 5 側に配置される各装飾ユニット 200、240、280 及び皿ユニット 300 や操作ユニット 400 に備えられた各装飾基板 430、432、及び操作ユニット 400 に備えられたダイヤル駆動モータ 414 やスイッチ 432a、432b、432c と、本体枠 3 側に配置される遊技盤 4 の周辺制御基板 4140 との接続を中継するためのものである。

【0389】

[4-7. 裏カバー]

続いて、本体枠 3 における裏カバー 900 について、図 81 を参照して説明する。図 81 (A) は本体枠 3 における裏カバーの正面斜視図であり、(B) は本体枠 3 における裏カバーの背面斜視図である。本体枠 3 における裏カバー 900 は、本体枠 3 における遊技盤 4 を保持するための遊技盤保持口 601 (本体枠 3 に取付けられた遊技盤 4) の後側を開閉可能に被覆するものである。この裏カバー 900 は、遊技盤保持口 601 の後側開口を開閉する板状の本体部 902 と、本体部 902 の正面視右辺から前方へ延出する側部 904 と、側部 904 の前端に上下方向へ並んで複数配置され下方へ向かって突出し本体枠ベース 600 の裏カバー軸支部 623 に軸支される軸支ピン 906 と、本体部 902 の正面視左辺上部と下部にそれぞれ形成され賞球ベース 710 の裏カバー係合溝 718 と賞球通路蓋 780 の裏カバー係合溝 780a とにそれぞれ係合する係合片 908 と、を備えている。

【0390】

また、裏カバー 900 は、本体部 902 の正面視右側下端に上方へ矩形状に切欠かれた接続用切欠部 910 と、接続用切欠部 910 の正面視左側で下辺に沿って横長矩形状に貫通した確認用開口部 912 と、本体部 902 の正面視左下隅部に矩形状に切欠かれた確認用切欠部 914 と、を備えている。

【0391】

裏カバー 900 は、軸支ピン 906 を本体枠ベース 600 の裏カバー軸支部 623 に軸支させることで、本体枠 3 における遊技盤保持口 601 の後側開口を開閉することができ、係合片 908 を本体枠ベース 600 及び賞球通路蓋 780 の裏カバー係合溝 718、780a に係合させることで、閉じた状態とすることができるようになっている。なお、詳細な図示は省略するが、裏カバー 900 の正面視左辺は、係合片 908 と裏カバー係合溝 718、780a との係合の他に、所定のビスによって賞球ユニット 700 の後面に固定されるようになっている。

【0392】

また、裏カバー 900 は、本体枠 3 に対して閉じた状態で、接続用切欠部 910 を通して遊技盤 4 における主制御基板ボックス 1170 の RAM クリアスイッチ 4100e や試験用端子 4100f 等が後側へ臨むようになっている。また、裏カバー 900 は、確認用開口部 912 を通して、主制御基板ボックス 1170 の密封シール (図示は省略) が後側へ臨むようになっていると共に、確認用切欠部 914 を通して主制御基板ボックス 117

0の封止部1176が臨むようになっている。これにより、裏カバー900を本体枠3に対して開かなくても、主制御基板ボックス1170及び主制御基板4100の作動確認や外観確認を行うことができるようになっている。

#### 【0393】

また、裏カバー900は、本体部902及び側部904に細長く貫通した複数のスリット916が形成されており、これらスリット916を通して遊技盤4等で発生した熱を本体枠3（パチンコ遊技機1）の後側外部へ排出することができるようになっている。

#### 【0394】

##### [4-8. 側面防犯板]

次に、本体枠3における側面防犯板950について、主に図59及び図60を参照して説明する。本体枠3における側面防犯板950は、図示するように、正面視における本体枠3の左側面を形成するものであり、本体枠ベース600に取付けられるようになっている。この側面防犯板950は、平面視で浅いコ字状に押出し成形された金属製の本体952と、本体952の内側前端付近の上下に固定され本体枠ベース600の前面に取付けられる取付金具954と、本体952の内側に固定され遊技盤4の位置決め凹部1119と係合する位置決め部材956と、を備えている。

#### 【0395】

この側面防犯板950の本体952は、本体枠ベース600の高さと略同じ長さで上下方向へ延びると共に前後方向が略一定奥行きとされた側板片952aと、側板片952aの前端から正面視右方向へ延出した前端片952bと、前端片952bの後側に所定量の隙間を形成するように配置され前端片952bよりも突出量の少ない中片952cと、側板片952aの後端から正面視右方向へ前端片952bよりも長く延出した後端片952dと、を備えている。この本体952は、側板片952a、前端片952b、及び後端片952dによって浅いコ字状に形成されている。

#### 【0396】

側面防犯板950は、取付金具954が本体枠ベース600の前面に取付けられると共に、本体952の後端片952dが本体枠ベース600の後面に取付けられるようになっている。この側面防犯板950は、本体枠3に対して扉枠5を閉じた状態とすると、本体952の前端片952bが、扉枠5の補強ユニット150における軸支側補強板金152の軸支側コ字状突片166のコ字内に挿入されるようになり、正面視左側において本体枠3と扉枠5との間に不正行為を行うための工具が挿入されるのを防止することができるようになっている。また、側面防犯板950の本体952は、金属（例えば、アルミ合金）の押出型材とされていると共に、側板片952aの面に対して直角方向へ配置された前端片952b、中片952c、及び後端片952dを備えているので、側面防犯板950の強度・剛性が高められており、本体枠3全体の強度を高めて遊技盤4や扉枠5等を良好に支持することができるようになっている。

#### 【0397】

##### [4-9. 錠装置]

続いて、本体枠3における錠装置1000について、主に図82乃至図86を参照して説明する。図82（A）は本体枠3における錠装置の左側面図であり、（B）は本体枠3における錠装置を前から見た斜視図である。また、図83（A）は錠装置の背面斜視図であり、（B）は錠装置のコ字状基体の内部に摺動自在に設けられるガラス扉枠用摺動杆と本体枠用摺動杆を示す背面斜視図であり、（C）は（B）の正面斜視図である。更に、図84は、錠装置を分解して後から見た分解斜視図であり、図85は、錠装置におけるガラス扉枠用摺動杆と本体枠用摺動杆の動作を示す説明図であり、図86は、錠装置における不正防止部材の動作を示す説明図である。

#### 【0398】

本体枠3における錠装置1000は、本体枠3の本体枠ベース600における周壁部605の開放側の外側側面に沿って本体枠3の略上端から下端にかけて取付けられるものであり、図61に示すように、本体枠ベース600における前端枠部602の正面視右側（

開放側) 辺の上部に形成された扉用フック穴 6 2 0 及び下部に形成された錠係止穴 6 2 1 と、本体枠ベース 6 0 0 における周壁部 6 0 5 の正面視右側側面に複数形成された錠取付部 6 2 5 と、に取付られるようになっている。

#### 【0399】

図 8 2 乃至図 8 4 に示すように、錠装置 1 0 0 0 は、断面コ字状に形成される錠基体としてのコ字状基体 1 0 0 1 と、コ字状基体 1 0 0 1 内に摺動自在に設けられる扉枠用摺動杆 1 0 4 0 と、コ字状基体 1 0 0 1 内に摺動自在に設けられる本体枠用摺動杆 1 0 5 0 と、本体枠用摺動杆 1 0 5 0 の摺動を不正に行うことができないようにコ字状基体 1 0 0 1 の下部に取付けられる不正防止部材 1 0 2 3 , 1 0 3 2 と、を備えている。

#### 【0400】

錠装置 1 0 0 0 におけるコ字状基体 1 0 0 1 は、所定の金属板を断面コ字状となるように折曲成形したものであり、その内部に扉枠用摺動杆 1 0 4 0 と本体枠用摺動杆 1 0 5 0 とが摺動可能に配置されるようになっている。なお、コ字状基体 1 0 0 1 は、その横幅寸法が従来の断面 L 字状に成形された基体に集約された錠装置に比べて極めて薄いものとなっている。これにより、錠装置 1 0 0 0 の左右方向の寸法を可及的に薄くすることが可能となり、相対的に本体枠 3 における遊技盤保持口 6 0 1 の左右方向の寸法を大きくすることができ、より遊技領域 1 1 0 0 の広い遊技盤 4 を備えることができるようになっている。

#### 【0401】

このコ字状基体 1 0 0 1 は、断面コ字状の開放側が本体枠ベース 6 0 0 の裏面と対面した状態で取付けられるようになっており、錠装置 1 0 0 0 を本体枠 3 に取付けた状態では、コ字状基体 1 0 0 1 の開放側が本体枠ベース 6 0 0 に閉鎖されるようになっている。これにより、コ字状基体 1 0 0 1 の内部に配置された扉枠用摺動杆 1 0 4 0 と本体枠用摺動杆 1 0 5 0 とが、それぞれのフック部 1 0 4 1 , 1 0 5 4 , 1 0 6 5 を除いてコ字状基体 1 0 0 1 に完全に被覆された状態となり、外部から錠装置 1 0 0 0 に対して不正行為を行い難い不正防止構造となっている。

#### 【0402】

また、錠装置 1 0 0 0 におけるコ字状基体 1 0 0 1 は、その開放側(後側)と反対の開塞側(前側)上下に本体枠用摺動杆 1 0 5 0 のフック部 1 0 5 4 , 1 0 6 5 が貫通可能な長方形のフック貫通開口 1 0 0 2 と、前側における本体枠ベース 6 0 0 の周壁部 6 0 5 と接する側面 1 0 0 1 b (図 8 4 を参照)の上部と中程に外方へ向かって突設されたビス止め部 1 0 0 3 と、ビス止め部 1 0 0 3 が突設された側面 1 0 0 1 b とは反対側の側面 1 0 0 1 a (図 8 4 を参照)の開放側(前側)の上端部と中間部、及び開放側の両側面 1 0 0 1 a , 1 0 0 1 b の下端部から前方へ突出した係止突起 1 0 0 4 と、を備えている。

#### 【0403】

コ字状基体 1 0 0 1 のビス止め部 1 0 0 3 と係止突起 1 0 0 4 は、錠装置 1 0 0 0 を本体枠ベース 6 0 0 の裏面に取付けるためのものであり、係止突起 1 0 0 4 を本体枠ベース 6 0 0 の扉用フック穴 6 2 0 及び錠係止穴 6 2 1 に後側から挿入した上で、上方へ移動させると、ビス止め部 1 0 0 3 と本体枠ベース 6 0 0 の錠取付部 6 2 5 とが一致するようになっている。ビス止め部 1 0 0 3 を介して図示しないビスを錠取付部 6 2 5 へ螺着することで、錠装置 1 0 0 0 を本体枠ベース 6 0 0 (本体枠 3)に強固に固定することができるようになっている。

#### 【0404】

なお、錠装置 1 0 0 0 のビスによる取付けは、上部と中程のビス止め部 1 0 0 3 だけではなく、後述する錠取付片 1 0 0 8 に形成されたビス止め部 1 0 0 3 と、シリンダ錠貫通穴 6 1 1 の上方近傍に形成された錠取付部 6 2 5 と、においても図示しないビスで本体枠ベース 6 0 0 に止着されるようになっており、錠装置 1 0 0 0 の下方も取付けられるようになっている。

#### 【0405】

また、錠装置 1 0 0 0 の取付けに際し、コ字状基体 1 0 0 1 の開放側(前側)の上中下

10

20

30

40

50

の3箇所形成された係止突起1004を、上中の扉用フック穴620と錠係止穴621とに挿入して位置決め係止すると共に、コ字状基体1001のビス止め部1003を錠取付部625にビスで固定する構造としているので、極めて簡単な構造で錠装置1000を本体枠ベース600(本体枠3)に強固に固定することができるようになっている。

【0406】

換言すると、錠装置1000を極めて横幅寸法の薄いコ字状基体1001に集約して構成した場合でも、錠装置1000の前側及び後側の係止及び固定により、錠装置1000を本体枠3に強固に固定することができるものである。特に、本実施形態の場合には、前側の係止構造(固定構造でもよい)を構成する係止突起1004がコ字状基体1001の周壁部605と接しない側面1001aに突設した上で、後側の固定構造を構成するビス止め部1003がコ字状基体1001の周壁部605と密する側面1001bから周壁部605側へ突設した構造としているので、前側の係止構造が周壁部605と密する側面1001bに形成した場合と比較して、ガタ付きが生じないように錠装置1000を本体枠3に固定することができるようになっている。

【0407】

また、コ字状基体1001は、その両側面1001a, 1001bの上部、中程、下部に左右方向へ貫通した挿通穴1005を備えており、コ字状基体1001に扉枠用摺動杆1040及び本体枠用摺動杆1050を収納した状態で挿通穴1005にリベット1006を差込んでかしめることで、コ字状基体1001の内部に扉枠用摺動杆1040及び本体枠用摺動杆1050を上下方向へ摺動自在に取付けることができるようになっている。

【0408】

つまり、図83(C)に示すように、扉枠用摺動杆1040の上中下の3箇所に形成されたリベット用長穴1042の上端部にリベット1006が貫通していると共に、図83(B)に示すように、本体枠用摺動杆1050の上フック部材1051及び下フック部材1052にそれぞれ一つずつ形成されたリベット用長穴1055, 1061の下端部にリベット1006が貫通しており、扉枠用摺動杆1040を上方に、本体枠用摺動杆1050を下方に移動させることができるようになっている。

【0409】

更に、コ字状基体1001は、その下部の閉塞側面に形成された不正防止切欠部1007と、開放側の本体枠ベース600における周壁部605と接する側面1001bの前端から側方へ向かって突設されシリンダ錠1010を取付けるための錠取付片1008と、周壁部605と接する側面1001bに挿入縦開口1020、バネ係止片1021、及び逃げ横穴1022と、がそれぞれ形成されている。コ字状基体1001の不正防止切欠部1007は、詳細は後述するが、第一不正防止部材1023のストッパ片部1027が進退するようになっている。また、コ字状基体1001の錠取付片1008は、錠装置1000を本体枠ベース600の裏面に取付けた状態で、遊技盤保持口601の下端辺よりも下方の位置となるように側面1001bの前端部から側方へ向かって突設されており、シリンダ錠1010が貫通する錠挿通穴1009と、シリンダ錠1010の錠取付基板1011に形成された取付穴1013をビス1012で取付けるため上下2箇所に穿設された取付穴1014と、錠装置1000の下部を本体枠3の裏面に取付けるために穿設されたビス止め部1003と、が形成されている。

【0410】

また、コ字状基体1001は、シリンダ錠1010に固定される係合カム1016の第一係合突片1017及び第二係合突片1018がシリンダ錠1010の回転時に侵入する挿入縦開口1020と、第二不正防止部材1032を上方へ付勢するバネ1035を係止するためのバネ係止片1021と、連結ピン1034の移動の邪魔をしないように逃げ穴を形成する逃げ横穴1022と、を備えている。

【0411】

錠装置1000におけるシリンダ錠1010は、コ字状基体1001における錠取付片1008に取付けられるものである。このシリンダ錠1010は、円筒状のシリンダ錠本

10

20

30

40

50

体の後端に錠取付片 1008 へ取付けるための錠取付基板 1011 が固定されており、錠取付基板 1011 の後面からシリンダ錠本体の錠軸 1015 が延びだしていると共に、錠軸 1015 の後端にビス 1019 によって係合カム 1016 が固定されている。この係合カム 1016 は、ブーメラン形状に形成され、一端辺が回動時に本体枠用摺動杆 1050 の下降係合穴 1062 に係合する第一係合突片 1017 とされていると共に、他端辺が回動時に扉枠用摺動杆 1040 の上昇係合穴 1045 に係合する第二係合突片 1018 とされている。

#### 【0412】

このシリンダ錠 1010 は、円筒状のシリンダ錠本体部分を錠取付片 1008 に形成された錠挿通穴 1009 に後側から挿通した上で、錠取付基板 1011 の上下 2 箇所に形成された取付穴 1013 を通して錠取付片 1008 の取付穴 1014 へビス 1012 を螺着することで、シリンダ錠 1010 をコ字状基体 1001 に固定することができるようになっている。

10

#### 【0413】

錠装置 1000 のコ字状基体 1001 に取付けられる不正防止部材 1023, 1032 は、シリンダ錠 1010 を正式な鍵で回動させずに、例えばピアノ線や針金等で不正に本体枠用摺動杆 1050 を下降させることを防止するためのものである。この不正防止部材 1023, 1032 は、図 84 に示すように、第一不正防止部材 1023 と第二不正防止部材 1032 とを連結ピン 1034 で連結した構造となっている。第一不正防止部材 1023 は、縦長の板状で上端の揺動軸穴 1025 を中心にしてコ字状基体 1001 に揺動自在に支持されるようになっている。具体的には、この第一不正防止部材 1023 は、その揺動軸穴 1025 を通して、コ字状基体 1001 の内部に配置される扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 と共に最下方の挿通穴 1005 及びリベット 1006 によって取付けられるようになっている。

20

#### 【0414】

また、第一不正防止部材 1023 は、その板状面にコ字状基体 1001 の挿入縦開口 1020 と重複する位置で縦長に開口し係合カム 1016 の第二係合突片 1018 が挿入可能とされた突片挿入穴 1026 を備えている。この突片挿入穴 1026 と挿入縦開口 1020 とを、係合カム 1016 の第二係合突片 1018 が貫通することで、コ字状基体 1001 の内部に設けられた扉枠用摺動杆 1040 の上昇係合穴 1045 と第二係合突片 1018 とが係合するようになっている。また、第一不正防止部材 1023 は、突片挿入穴 1026 の前斜め上方の外辺に、係合カム 1016 の回動時に第一係合突片 1017 の後面側と当接可能な斜めに傾斜した傾斜部 1024 を備えており、この傾斜部 1024 が、係合カム 1016 の回動時に第一係合突片 1017 と当接することで、第一不正防止部材 1023 が揺動軸穴 1025 を中心として揺動（図 86（B）において時計回転方向）するようになっている。

30

#### 【0415】

更に、第一不正防止部材 1023 は、突片挿入穴 1026 の斜め後下方の外辺からコ字状基体 1001 側へ向かって突出したストッパ片部 1027 と、ストッパ片部 1027 が突出した位置から更に下方へ突出した規制突片 1031 と、規制突片 1031 の前側に左右方向へ貫通し上下に配置されたピン穴 1029 及び連結穴 1030 と、を備えている。この第一不正防止部材 1023 のストッパ片部 1027 は、本体枠用摺動杆 1050 の施錠時に、不正防止切欠部 1007 及び本体枠用摺動杆 1050 の係合切欠部 1066 に侵入係合させることで、本体枠用摺動杆 1050 が不正に摺動しないようにすることができるようになっている。また、第一不正防止部材 1023 の規制突片 1031 は、バネ 1035 によって上方へ付勢された第二不正防止部材 1032 と当接することで、第二不正防止部材 1032 が上方（付勢方向）へ移動するのを規制することができるようになっている。

40

#### 【0416】

また、第一不正防止部材 1023 のピン穴 1029 は、ガイドピン 1028 が第一不正

50

防止部材 1023 の裏面側から挿入固定されるようになっており、ピン穴 1029 に固定されたガイドピン 1028 を、コ字状基体 1001 における挿入縦開口 1020 の最下端部に形成された横長状開口部に係合させることで、第一不正防止部材 1023 をコ字状基体 1001 の側面 1001b に沿って案内することができるようになっている。更に、第一不正防止部材 1023 の連結穴 1030 は、連結ピン 1034 によって、第一不正防止部材 1023 と第二不正防止部材 1032 とを回動可能に連結するためのものである。

#### 【0417】

一方、第一不正防止部材 1023 に連結される第二不正防止部材 1032 は、逆「て」字状の板材で形成され、その上部一端に連結穴 1033 と、上部他端にバネ係止穴 1036 とがそれぞれ穿設されていると共に、下方端部に当接部 1037 が備えられている。第二不正防止部材 1032 は、連結穴 1033 を第一不正防止部材 1023 の連結穴 1030 と合わせた上で連結ピン 1034 を挿入することで第一不正防止部材 1023 と相対回轉可能に連結することができるようになっている。また、第二不正防止部材 1032 は、バネ係止穴 1036 に、上端（一端）がコ字状基体 1001 のバネ係止片 1021 に係止されたバネ 1035 の下端（他端）を係止させることで、バネ 1035 によって上方へ付勢されるようになっている。更に、第二不正防止部材 1032 は、当接部 1037 が、本体枠 3 の閉鎖時に外枠 2 の内側下部に固定された閉鎖板 25 と当接するようになっている。

10

#### 【0418】

次に、錠装置 1000 における扉枠用摺動杆 1040 は、コ字状基体 1001 の内部に摺動自在に支持され、縦長の金属製の板状部材によって形成されている。この扉枠用摺動杆 1040 は、その一側縦辺の上中下の 3 箇所に前方へ向かって突出する扉枠用フック部 1041 を備えている。扉枠用摺動杆 1040 の扉枠用フック部 1041 は、コ字状基体 1001 内に扉枠用摺動杆 1040 を収納した状態で、コ字状基体 1001 の開放側から前方に突出するようになっており、錠装置 1000 を本体枠ベース 600 の裏面に固定した時に、本体枠ベース 600 に形成された扉用フック穴 620（図 57 及び図 61 等を参照）から前方に突出して、扉枠 5 の裏面に形成されるフックカバー 165（図 18 を参照）に係止することができるようになっている。なお、扉枠用フック部 1041 は、図示するように、下向きの係合爪形状となっており、これにより、扉枠用摺動杆 1040 を上昇させることで扉枠用フック部 1041 とフックカバー 165 との係止状態を解除することができるようになっている。

20

30

#### 【0419】

また、扉枠用摺動杆 1040 は、上中下の側面中央に穿設されリベット 1006 が挿通される縦長のリベット用長穴 1042 と、最上部のリベット用長穴 1042 の下方及び扉枠用摺動杆 1040 の最下端に扉枠用摺動杆 1040 の面に対して直角方向へ突出したガイド突片 1043 と、を備えている。この扉枠用摺動杆 1040 のリベット用長穴 1042 は、コ字状基体 1001 の挿通穴 1005 に挿通されるリベット 1006 が挿通されるようになっており、リベット 1006 が扉枠用摺動杆 1040 の上昇動作を邪魔しないように縦長に形成されている。なお、通常状態では、リベット用長穴 1042 の上部に貫通したリベット 1006 が当接した状態となっている。また、扉枠用摺動杆 1040 は、ガイド突片 1043 が、本体枠用摺動杆 1050 の上フック部材 1051 及び下フック部材 1052 に形成された突片移動穴 1056、1064 に挿通されるようになっており、扉枠用摺動杆 1040 と本体枠用摺動杆 1050 との相互の摺動動作を案内することができるようになっている。

40

#### 【0420】

また、扉枠用摺動杆 1040 は、上端部にスプリング 1048 の一端を係止するスプリングフック部 1046 が形成されている。このスプリングフック部 1046 に係止されたスプリング 1048 の他端は、本体枠用摺動杆 1050 における上フック部材 1051 のスプリングフック部 1057 に係止されており、スプリング 1048 によって、扉枠用摺動杆 1040 が下方向に、本体枠用摺動杆 1050 が上方向に、それぞれ相互に付勢され

50

るようになっている。また、扉枠用摺動杆 1040 は、上下方向の中程に凸状に形成された当接弾性片 1047 を備えており、扉枠用摺動杆 1040 の一側側面からプレス成形により打ち出して凸状に形成されている。この当接弾性片 1047 は、コ字状基体 1001 の内側面に当接するようになっており、コ字状基体 1001 の内部で扉枠用摺動杆 1040 がガタ付くのを抑制することができるようになっている。

#### 【0421】

更に、扉枠用摺動杆 1040 は、下方部分の側面に縦長な遊び穴 1044 と、上昇係合穴 1045 と、を備えている。この遊び穴 1044 は、係合カム 1016 の第一係合突片 1017 が差し込まれて回転する時に、係合カム 1016 の回転動作の邪魔にならないように第一係合突片 1017 の先端部が移動可能な空間を構成するものである。また、上昇係合穴 1045 は、係合カム 1016 の第二係合突片 1018 が差し込まれて回転する時に、係合カム 1016 の回転動作によって扉枠用摺動杆 1040 が上昇するように係合するためのものである。なお、扉枠用摺動杆 1040 は、縦辺下部後方に、不正防止切欠部 1007 よりも上下方向に大きく切欠いた逃げ切欠部 1049 を備えている。この逃げ切欠部 1049 は、第一不正防止部材 1023 のストッパ片部 1027 が、確実に不正防止切欠部 1007 及び係合切欠部 1066 に係合するように、扉枠用摺動杆 1040 が邪魔にならないように該当部分を切欠いたものである。

#### 【0422】

一方、本体枠用摺動杆 1050 は、金属板製の上フック部材 1051 と、金属板製の下フック部材 1052 と、上フック部材 1051 と下フック部材 1052 とを連結する連結線杆 1053 と、を備えている。つまり、本体枠用摺動杆 1050 は、従来のように 1 つの金属製の縦長板で構成されておらず、フック部 1054、1065 を有する上フック部材 1051 と下フック部材 1052 とを金属製の板材をプレスで形成し、その金属製の上フック部材 1051 と下フック部材 1052 とを細い金属製の連結線杆 1053 で連結したものである。これにより、狭いコ字状基体 1001 の空間に扉枠用摺動杆 1040 と本体枠用摺動杆 1050 とを効率よく収納することができるようになっている。

#### 【0423】

この本体枠用摺動杆 1050 の上フック部材 1051 は、上端部に後方に向かって形成されたフック部 1054 と、フック部 1054 に隣接した板面部に左右方向へ貫通したリベット用長穴 1055 と、リベット用長穴 1055 の下方に左右方向へ貫通した突片移動穴 1056 と、突片移動穴 1056 の前方の縦辺下端部に形成されたスプリングフック部 1057 と、スプリングフック部 1057 の下側に穿設された連結穴 1058 と、上フック部材 1051 の上辺及び下辺に形成された当接部 1059 と、を備えている。この上フック部材 1051 のフック部 1054 は、コ字状基体 1001 の上方のフック貫通開口 1002 を貫通して外枠 2 の開放側内側の上部に備えられた閉鎖板 24 に係合するようになっており、上向きに係止爪部が形成されている。

#### 【0424】

また、上フック部材 1051 のこのリベット用長穴 1055 は、扉枠用摺動杆 1040 の上部に形成されたリベット用長穴 1042 に対応する位置に配置されており、このリベット用長穴 1055 にリベット 1006 が貫通した通常の状態では、リベット 1006 がリベット用長穴 1055 の最下端部を貫通した状態となり、上フック部材 1051 が下方へ向かって移動することができるようになっている。上フック部材 1051 の突片移動穴 1056 は、扉枠用摺動杆 1040 の上方のガイド突片 1043 が挿入されるようになっており、扉枠用摺動杆 1040 と本体枠用摺動杆 1050 との相互の移動を案内することができるようになっている。

#### 【0425】

また、上フック部材 1051 のスプリングフック部 1057 は、スプリング 1048 の他端に係止されるようになっている。また、上フック部材 1051 の連結穴 1058 は、連結線杆 1053 の上端が折り曲げられて挿入されるようになっている。更に、上フック部材 1051 の当接部 1059 は、コ字状基体 1001 に収納された時に、コ字状基体 1

001の内部側壁に当接するようになっており、上フック部材1051の摺動動作においてガタ付きがなくスムーズに摺動することができるようになっている。

【0426】

一方、本体枠用摺動杆1050の下フック部材1052は、下端部から後方に向かって突設されたフック部1065と、下フック部材1052の板面部の上端付近で左右方向へ貫通したリベット用長穴1061と、リベット用長穴1061の下側に配置された下降係合穴1062と、下降係合穴1062の下部後側から下方へ延出した遊び穴1063と、遊び穴1063の下方で下端付近に形成された突片移動穴1064と、下フック部材1052の縦边上端部の前端側に穿設された連結穴1060と、下フック部材1052の後方の縦辺下部に形成された係合切欠部1066と、下フック部材1052の上辺及び下辺に形成された当接部1067と、を備えている。

10

【0427】

この下フック部材1052のフック部1065は、コ字状基体1001の下方のフック貫通開口1002を貫通して外枠2の開放側内側の下部に形成された閉鎖板25と係合するようになっており、上向きに係止爪部が形成されている。また、下フック部材1052のリベット用長穴1061は、扉枠用摺動杆1040の下部に形成されたリベット用長穴1042と対応する位置に形成されており、このリベット用長穴1061にリベット1006を貫通させた通常の状態では、リベット1006がリベット用長穴1061の最下端部を貫通した状態となるようになっている。これにより、下フック部材1052が下方に向かって移動することができるようになっている。

20

【0428】

また、下フック部材1052の下降係合穴1062は、係合カム1016の第一係合突片1017が差し込まれて回動する時に、その回動動作によって本体枠用摺動杆1050が下降するように係合するためのものである。また、下フック部材1052の遊び穴1063は、係合カム1016の第二係合突片1018が差し込まれて回動する時に、その回動動作の邪魔にならないように第二係合突片1018の先端部が移動可能な空間を形成することができるようになっている。また、下フック部材1052の突片移動穴1064は、扉枠用摺動杆1040の下方のガイド突片1043が挿入されるようになっており、扉枠用摺動杆1040と本体枠用摺動杆1050との相互の移動を案内することができるようになっている。

30

【0429】

また、下フック部材1052の連結穴1060は、連結線杆1053の折り曲げられた下端が挿入されるようになっている。更に、下フック部材1052の当接部1067は、コ字状基体1001に収納された時に、コ字状基体1001の内部側壁に当接するようになっており、コ字状基体1001に対して下フック部材1052が摺動動作する際に、ガタ付きがなくスムーズに摺動させることができるようになっている。

【0430】

次に、本実施形態の錠装置1000の組立てについて説明する。この錠装置1000を組付けるには、本体枠用摺動杆1050の上フック部材1051と下フック部材1052とを連結線杆1053で連結し、その状態で扉枠用摺動杆1040のガイド突片1043を、上フック部材1051と下フック部材1052の突片移動穴1056、1064に挿入すると共に、相互のリベット用長穴1042とリベット用長穴1055、1061を位置合わせして重ね合わせ、その重ね合わせた状態で上フック部材1051のフック部1054と下フック部材1052のフック部1065とを、コ字状基体1001のフック貫通開口1002に貫通させながら扉枠用摺動杆1040及び本体枠用摺動杆1050をコ字状基体1001のコ字状の空間に挿入した後に、挿通穴1005からリベット1006を差し込む。

40

【0431】

このリベット1006を挿入する際に、リベット1006がリベット用長穴1055、1061、1042を貫通するように差し込む。なお、最下端のリベット1006を差し

50



込む時には、第一不正防止部材 1023 の揺動軸穴 1025 にもリベット 1006 を差し込んで第一不正防止部材 1023 をコ字状基体 1001 に同時に取付ける必要がある。また、第一不正防止部材 1023 をコ字状基体 1001 に取付ける前に、第一不正防止部材 1023 と第二不正防止部材 1032 とを連結ピン 1034 で連結し、且つ、ガイドピン 1028 を、ピン穴 1029 に図示しないビスで止着してから、さらにガイドピン 1028 を挿入縦開口 1020 の最下端の開口部に挿入しておく必要がある。

#### 【0432】

更に、リベット 1006 で扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 をコ字状基体 1001 内に収納固定した状態で、スプリング 1048 をスプリングフック部 1046, 1057 相互間に掛け渡し、扉枠用摺動杆 1040 と本体枠用摺動杆 1050 とを相互に反対方向に付勢し、さらに、パネ 1035 をパネ係止片 1021 とパネ係止穴 1036 とに掛け渡して第二不正防止部材 1032 が規制突片 1031 に当接した状態とする。その後、錠取付片 1008 の錠挿通穴 1009 に、シリンダ錠 1010 の円筒状本体部分を挿入してシリンダ錠 1010 をビス 1012 で取付穴 1014 に固定する。なお、この時、係合カム 1016 の第一係合突片 1017 の先端部が傾斜部 1024 の外側で且つ挿入縦開口 1020 に僅かに挿入されると共に、係合カム 1016 の第二係合突片 1018 の先端部が第一不正防止部材 1023 の突片挿入穴 1026 及び挿入縦開口 1020 に僅かに挿入された状態となるようにシリンダ錠 1010 を錠取付片 1008 に取付ける。

#### 【0433】

このように、組立てた錠装置 1000 を本体枠ベース 600 の裏面に取付けるには、扉枠用摺動杆 1040 の扉枠用フック部 1041 を本体枠ベース 600 に形成された扉用フック穴 620 に差し込みながら、鉤型に突出する係止突起 1004 を本体枠ベース 600 の扉用フック穴 620 及び錠係止穴 621 に差し込んで上方に移動させ、その状態で水平方向に突出したビス止め部 1003 を錠取付部 625 に一致させ、その一致した穴に図示しないビスを螺着することにより、錠装置 1000 を本体枠ベース 600 の裏面に強固に固定することができる。特に、本実施形態の場合には、前方部の係止構造を構成する係止突起 1004 がコ字状基体 1001 の周壁部 605 と接しない側面 1001a に突設形成される一方、後方部の固定構造を構成するビス止め部 1003 がコ字状基体 1001 の周壁部 605 と接する側面 1001b から水平方向に突設形成される構造とされているので、前方部の係止構造が周壁部 605 と接する側面 1001b に形成された場合と比較して、ガタ付きが生じないように錠装置 1000 を本体枠ベース 600 に固定することができるようになっている。

#### 【0434】

次に、本実施形態の錠装置 1000 の作用について、図 85 及び図 86 を参照して説明する。図 85 に示すように、本体枠ベース 600 (本体枠 3) が外枠 2 に対して閉じ且つ扉枠 5 が本体枠 3 に対して閉じている状態においては、図 85 (A) に示すように、外枠 2 の閉鎖板 24, 25 と本体枠用摺動杆 1050 のフック部 1054, 1065 とが係止し且つ扉枠用摺動杆 1040 の扉枠用フック部 1041 と扉枠 5 のフックカバー 165 とが係止した状態となっている。その状態でシリンダ錠 1010 に図示しない鍵を差し込んで係合カム 1016 の第一係合突片 1017 が挿入縦開口 1020 内に侵入する方向に回転すると、図 85 (B) に示すように、第一係合突片 1017 の先端が本体枠用摺動杆 1050 の下降係合穴 1062 に係合してスプリング 1048 の付勢力に抗して下フック部材 1052 を下方に押下げ、これと連結されている連結線杆 1053 と上フック部材 1051 も押下げられて下降する。これにより、外枠 2 の閉鎖板 24, 25 と本体枠用摺動杆 1050 のフック部 1054, 1065 との係止状態が解除され、本体枠 3 を前面側に引くことにより本体枠 3 を外枠 2 に対して開放することができる。

#### 【0435】

なお、本体枠 3 を閉じる場合には、フック部 1054, 1065 がスプリング 1048 の付勢力により上昇した状態 (図 85 (A) に示す状態と同じ上昇した位置) となっているが、フック部 1054, 1065 の上辺が外側に向かって下り傾斜しているため、強制

的に本体枠 3 を外枠 2 に対して押圧することにより、フック部 1054, 1065 の上辺傾斜部が閉鎖板 24, 25 の下端部と当接するので、本体枠用摺動杆 1050 が下方に下降し、フック部 1054, 1065 の上向き爪部と閉鎖板 24, 25 とが再度係止した状態となって本体枠用摺動杆 1050 が上昇して係止状態に戻るようになっている。

#### 【0436】

一方、シリンダ錠 1010 に図示しない鍵を差し込んで係合カム 1016 の第二係合突片 1018 が挿入縦開口 1020 内に侵入する方向に回転すると、図 85 (C) に示すように、第二係合突片 1018 の先端が扉枠用摺動杆 1040 の上昇係合穴 1045 に係合してスプリング 1048 の付勢力に抗して扉枠用摺動杆 1040 を上方に押し上げ上昇する。このため、扉枠 5 のフックカバー 165 と扉枠用摺動杆 1040 の扉枠用フック部 1041 とが係止状態が解除されるので、扉枠 5 を前面側に引くことにより扉枠 5 を本体枠 3 に対して開放することができる。

10

#### 【0437】

なお、扉枠 5 を閉じる場合には、扉枠用フック部 1041 がスプリング 1048 の付勢力により下降した状態 (図 85 (A) に示す状態と同じ下降した位置) となっているが、扉枠用フック部 1041 の下辺が外側に向かって上り傾斜しているため、強制的に扉枠 5 を本体枠 3 に対して押圧することにより、扉枠用フック部 1041 の下辺傾斜部がフックカバー 165 の上端部と当接して扉枠用摺動杆 1040 が上方に上昇し、更に、扉枠用フック部 1041 の下向き爪部とフックカバー 165 とが再度係止した状態となって扉枠用摺動杆 1040 が下降して係止状態に戻る。なお、本実施形態における扉枠用摺動杆 1040 は、コ字状基体 1001 の全長と略同じ長さに形成されると共に、そのコ字状基体 1001 が本体枠 3 の縦方向の側面の略全長に亘って取付けられ、しかも、扉枠 5 との係止部である扉枠用フック部 1041 が扉枠用摺動杆 1040 の上端部、中央部、下端部の 3 箇所に形成されているので、扉枠 5 と本体枠 3 の縦方向の全長における施錠を確実に行うことができ、扉枠 5 と本体枠 3 との間を無理やりこじ開けてその間からピアノ線等の不正具を挿入する不正行為を行うことができないようになっている。

20

#### 【0438】

このように、本実施形態の本体枠 3 の錠装置 1000 は、シリンダ錠 1010 に差し込んだ鍵を一方に回転することにより、外枠 2 に対する本体枠 3 の施錠を解除し、他方向に回転することにより、本体枠 3 に対する扉枠 5 の施錠を解除することができる。また、錠装置 1000 は、シリンダ錠 1010 に鍵を差し込むことなく本体枠用摺動杆 1050 のフック部 1054, 1065 にピアノ線等を引っ掛けてこれを下降させるような不正行為を行うことができないようになっている。このような不正行為を防止する構造の第一番目が第一不正防止部材 1023 と第二不正防止部材 1032 とから構成されるロック機構であり、第二番目の不正防止構造がコ字状基体 1001 の閉鎖空間に扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 が収納される構造である。

30

#### 【0439】

まず、第一番目の不正防止構造であるロック機構の作用について図 86 を参照して説明する。まず、外枠 2 と本体枠 3 とが閉じている状態では、図 86 (A) に示すように、外枠 2 の閉鎖板 25 と第二不正防止部材 1032 の当接部 1037 とが当接した状態となっている。この状態においては、バネ 1035 の付勢力により第一不正防止部材 1023 が反時計方向に回転してストッパ片部 1027 が不正防止切欠部 1007 内に侵入し、ストッパ片部 1027 が不正防止切欠部 1007 に対応する位置にある本体枠用摺動杆 1050 の下フック部材 1052 に形成される係合切欠部 1066 と係合した状態となっている。これにより、本体枠用摺動杆 1050 にピアノ線等を引っ掛けて引き降ろそうとしても、ストッパ片部 1027 と係合切欠部 1066 とが係合しているため、本体枠用摺動杆 1050 を不正に下方に引き降ろすこと (解錠すること) が不能となり、本体枠 3 を開放するという不正行為を行うことができないようになっている。

40

#### 【0440】

一方、シリンダ錠 1010 に鍵を差し込んで正規に本体枠 3 を開錠する場合には、図 8

50

6 ( B ) に示すように、鍵を回動させることにより係合カム 1 0 1 6 の第一係合突片 1 0 1 7 が挿入縦開口 1 0 2 0 内に侵入するように回動される。この第一係合突片 1 0 1 7 の回動時に、第一不正防止部材 1 0 2 3 の傾斜部 1 0 2 4 と第一係合突片 1 0 1 7 の側面とが当接するため、第一不正防止部材 1 0 2 3 が揺動軸穴 1 0 2 5 を中心として図示の時計回転方向に回転を始め、ストッパ片部 1 0 2 7 も不正防止切欠部 1 0 0 7 から退避するように移動する。これにより、ストッパ片部 1 0 2 7 と係合切欠部 1 0 6 6 との係合が解除された状態となる。この時、第二不正防止部材 1 0 3 2 は、バネ 1 0 3 5 を伸ばして当接部 1 0 3 7 が後退した位置となっている。この状態でさらに係合カム 1 0 1 6 を回動させて第一係合突片 1 0 1 7 も回動させると、第一係合突片 1 0 1 7 の先端が下フック部材 1 0 5 2 の下降係合穴 1 0 6 2 に係合して本体枠用摺動杆 1 0 5 0 の全体を下降させるので、フック部 1 0 5 4 , 1 0 6 5 と外枠 2 の閉鎖板 2 4 , 2 5 との係止状態が解除されて本体枠 3 を外枠 2 に対して開放することができるようになっている。

10

#### 【 0 4 4 1 】

なお、本体枠 3 を外枠 2 に対して閉じる時には、第二不正防止部材 1 0 3 2 は、規制突片 1 0 3 1 に当接した状態となっているので、第一不正防止部材 1 0 2 3 と第二不正防止部材 1 0 3 2 との位置関係は、図 8 6 ( A ) に示す状態と略同じ位置関係になっている。この状態で本体枠 3 を閉めると、外枠 2 の閉鎖板 2 5 と第二不正防止部材 1 0 3 2 の当接部 1 0 3 7 とが正面から当接し、最終的に図 8 6 ( A ) に示す状態となる。これにより、第一不正防止部材 1 0 2 3 と第二不正防止部材 1 0 3 2 とが、本体枠 3 を閉じる時に邪魔にならないようになっている。また、本実施形態においては、第一不正防止部材 1 0 2 3 と第二不正防止部材 1 0 3 2 とが本体枠用摺動杆 1 0 5 0 の下降動作だけが不正に行われなように防止しているのは、本体枠用摺動杆 1 0 5 0 を不正に開放すれば、解放後に扉枠用摺動杆 1 0 4 0 を手で簡単に開けることができることと、ピアノ線等で摺動杆を上昇させる不正行為は事実上行い難いという理由により、本体枠用摺動杆 1 0 5 0 に対する不正操作ができないように工夫されている。

20

#### 【 0 4 4 2 】

また、上記した第一番目の不正防止構造であるロック機構であっても、第一不正防止部材 1 0 2 3 をピアノ線等で揺動させることにより、ロック機構の機能を無力化することも不可能ではない。そこで、万一ロック機構のロック機能が不正な行為により無力化される場合を想定すると、本実施形態においては、錠装置 1 0 0 0 が本体枠 3 ( 本体枠ベース 6 0 0 ) に取付けられた状態では、内部に設けられる扉枠用摺動杆 1 0 4 0 と本体枠用摺動杆 1 0 5 0 とが、それぞれのフック部 1 0 4 1 , 1 0 5 4 , 1 0 6 5 を除いてコ字状基体 1 0 0 1 の閉鎖空間に収納されて完全に被覆された状態となっているので、ピアノ線等を差し込んでコ字状基体 1 0 0 1 の閉鎖空間の内部に設けられる本体枠用摺動杆 1 0 5 0 を引き下げようとしても、コ字状基体 1 0 0 1 の両側面 1 0 0 1 a , 1 0 0 1 b によって不正具の閉鎖空間への侵入が阻止されるため、不正行為を簡単に行うことができない構造となっている。

30

#### 【 0 4 4 3 】

このように、本実施形態の錠装置 1 0 0 0 は、その横幅寸法が従来の L 字状基体に集約される錠装置に比べて極めて薄いコ字状基体 1 0 0 1 の内部に扉枠用摺動杆 1 0 4 0 と本体枠用摺動杆 1 0 5 0 とを摺動可能に設け且つ錠装置 1 0 0 0 を操作するためのシリンダ錠 1 0 1 0 のコ字状基体 1 0 0 1 への取付位置を遊技盤 4 の下端辺よりも下方となる位置としているので、遊技盤 4 の左右方向及び上下方向の大きさを極めて大きくすると共に、本体枠 3 の側面壁 5 4 0 ~ 5 4 3 で囲まれる空間を大きくしても、錠装置 1 0 0 0 を本体枠 3 の裏側に強固に取付けることができる。

40

#### 【 0 4 4 4 】

また、コ字状基体 1 0 0 1 の断面コ字状の開放側が本体枠 3 の裏面に対面するように取付けられるので、錠装置 1 0 0 0 が本体枠 3 ( 本体枠ベース 6 0 0 ) に取付けられた状態では、内部に配置された扉枠用摺動杆 1 0 4 0 と本体枠用摺動杆 1 0 5 0 とが、それぞれのフック部 1 0 4 1 , 1 0 5 4 , 1 0 6 5 を除いてコ字状基体 1 0 0 1 に完全に被覆され

50

た状態となっており、ピアノ線等を差し込んで内部に設けられる本体枠用摺動杆 1050 を引き下げる等の不正行為を簡単に行うことができないようになっている。

【0445】

また、錠装置 1000 の取付けに際し、コ字状基体 1001 の開放側（前方部）の上中下の 3 箇所形成される係止突起 1004 を扉用フック穴 620 や錠係止穴 621 に差し込んで位置決め係止し、コ字状基体 1001 の閉塞側（後方部）の上中下の 3 箇所に形成されたビス止め部 1003 を錠取付部 625 にビスで固定する構造としているので、極めて簡単な構造で錠装置 1000 を本体枠 3（本体枠ベース 600）に強固に固定することができるようになっている。

【0446】

なお、錠装置 1000 では、コ字状基体 1001 の下方部をビス止めする構造として錠取付片 1008 に形成されたビス止め部 1003 と本体枠 3 のシリンダ錠貫通穴 611 の上部近傍に形成した錠取付部 625 とを螺着する構造としたものを示しているが、これに代えて、シリンダ錠 1010 を錠取付片 1008 に取付けるビス 1012 を利用して、ビス 1012 の先端が錠取付片 1008 を貫通して螺着される錠取付穴をシリンダ錠貫通穴 611 の上下に形成する構造としても良い。また、コ字状基体 1001 の下方部をビス止めしなくても、錠装置 1000 の後方部のビス止め部 1003 と錠取付部 625 との固定だけでも、錠装置 1000 を本体枠 3（本体枠ベース 600）の裏面に、十分に強固に固定することができる。

【0447】

また、錠装置 1000 では、扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 を左右の側面 1001a, 1001b を有するコ字状基体 1001 で完全に被覆するものを示したが、例えば、扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 を周壁部 605 に接しない反対側の側面 1001a に摺動自在にリベット等で装着し、周壁部 605 に接する側面 1001b を省略した L 字状基体（錠基体）とし、その L 字状基体（錠基体）の側面 1001a と第一側面壁とによって形成される閉鎖空間に扉枠用摺動杆 1040 及び本体枠用摺動杆 1050 を収納する構造としても良く、上述した錠装置 1000 と同様の作用効果を奏することができる。

【0448】

[5. 遊技盤の基本構成]

次に、パチンコ遊技機 1 における遊技盤 4 の基本構成について、図 87 乃至図 94 を参照して説明する。図 87 は、パチンコ遊技機の扉枠を外した状態で本体枠に取付けられた遊技盤を示す正面図である。また、図 88 は、遊技盤の正面図であり、図 89 は、遊技盤を分解して前から見た分解斜視図であり、図 90 は、遊技盤を分解して後から見た分解斜視図である。更に、図 91 は、パチンコ遊技機に取付けた状態で遊技盤における機能表示ユニットを拡大して示す正面図である。また、図 92 は、図 89 等の例とは異なる実施形態の遊技パネルを用いた遊技盤を分解して前から見た分解斜視図であり、図 93 は、図 92 を後から見た遊技盤の分解斜視図である。また、図 94 は、図 92 の遊技盤における遊技パネルを縦方向に切断した断面図である。

【0449】

本実施形態の遊技盤 4 は、図示するように、遊技者がハンドル装置 500 を操作することで遊技球が打ち込まれる遊技領域 1100 の外周を区画し外形が正面で略矩形状とされた前構成部材 1110 と、前構成部材 1110 の後側に配置され遊技領域 1100 の後端を区画する板状の遊技パネル 1150 と、遊技パネル 1150 の後側下部に配置される基板ホルダ 1160 と、基板ホルダ 1160 の後面に取付けられ遊技球を遊技領域 1100 内へ打ち込むことで行われる遊技内容を制御する主制御基板 4100 を収容する主制御基板ボックス 1170 と、主制御基板 4100 からの制御信号に基づいて所定の遊技状況を表示可能とされ前構成部材 1110 の所定位置に遊技者側へ視認可能に取付けられる機能表示ユニット 1180 と、を備えている。この遊技盤 4 は、図 87 乃至図 94 での図示は省略し詳細は後述するが、遊技パネル 1150 の前面に取付けられる表ユニット 2000

と、遊技パネル 1 1 5 0 の後面に取付けられる裏ユニット 3 0 0 0 と、を更に備えている（図 9 5 及び図 9 6 を参照）。

#### 【 0 4 5 0 】

本実施形態の遊技盤 4 は、前構成部材 1 1 1 0、遊技パネル 1 1 5 0、基板ホルダ 1 1 6 0、主制御基板ボックス 1 1 7 0、及び機能表示ユニット 1 1 8 0 によって、基本的な構成が形成されており、遊技パネル 1 1 5 0 に取付けられる表ユニット 2 0 0 0 と裏ユニット 3 0 0 0、及び主制御基板ボックス 1 1 7 0 内に収容される主制御基板 4 1 0 0 によってパチンコ遊技機 1（遊技盤 4）を特徴付ける詳細な構成が形成されている。ここでは、遊技盤 4 の基本構成を説明し、詳細構成については後述する。

#### 【 0 4 5 1 】

10

##### [ 5 - 1 . 前構成部材 ]

続いて、遊技盤 4 における前構成部材 1 1 1 0 について説明する。遊技盤 4 における前構成部材 1 1 1 0 は、外形が本体枠 3 の遊技盤保持口 6 0 1 内へ挿入可能な略矩形状とされ、内形が略円形状に前後方向へ貫通しており、内形の内周によって遊技領域 1 1 0 0 の外周が区画されるようになっている。この前構成部材 1 1 1 0 は、正面視で左右方向中央から左寄りの下端から時計回りの周方向へ沿って円弧状に延び正面視左右方向中央上端を通り過ぎて右斜め上部まで延びた外レール 1 1 1 1 と、外レール 1 1 1 1 に略沿って外レール 1 1 1 1 の内側に配置され正面視左右方向中央下部から正面視左斜め上部まで円弧状に延びた内レール 1 1 1 2 と、内レール 1 1 1 2 の下端から滑らかに連続するように正面視反時計回りの周方向へ沿って外レール 1 1 1 1 の終端（上端）よりも下側の位置まで円弧状に延びた内周レール 1 1 1 3 と、内周レール 1 1 1 3 の終端（上端）と外レール 1 1 1 1 の終端（上端）とを結び外レール 1 1 1 1 に沿って転動してきた遊技球が当接可能とされた衝止部 1 1 1 4 と、内レール 1 1 1 2 と内周レール 1 1 1 3 との境界部で遊技領域 1 1 0 0 の最下端に配置され後方へ向かって低くなったアウト口誘導面 1 1 1 5 と、内レール 1 1 1 2 の上端に回動可能に軸支され、外レール 1 1 1 1 との間を閉鎖するように内レール 1 1 1 2 の上端から上方へ延出した閉鎖位置と正面視時計回りの方向へ回動して外レール 1 1 1 1 との間を開放した開放位置との間でのみ回動可能とされると共に閉鎖位置側へ復帰するように図示しないパネによって付勢された逆流防止部材 1 1 1 6 と、を備えている。

20

#### 【 0 4 5 2 】

30

この前構成部材 1 1 1 0 は、遊技盤 4 を本体枠 3 に取付けた状態とすると、図 8 7 等のように、外レール 1 1 1 1 と内レール 1 1 1 2 との間の下端開口が、本体枠 3 の打球発射装置 6 5 0 における発射レール 6 6 0 の延長線上に位置するようになっている。この外レール 1 1 1 1 の下端と、発射レール 6 6 0 の上端との間には、左右方向及び下方へ広がった空間が形成されており、打球発射装置 6 5 0 の発射レール 6 6 0 に沿って打ち出された遊技球が、その空間を飛び越えて、外レール 1 1 1 1 と内レール 1 1 1 2 との間の下端開口から外レール 1 1 1 1 と内レール 1 1 1 2 との間へ打ち込まれるようになっている。外レール 1 1 1 1 と内レール 1 1 1 2 との間に打ち込まれた遊技球は、その勢いに応じて外レール 1 1 1 1 に沿って上方へ転動し、内レール 1 1 1 2 の上端に軸支された逆流防止部材 1 1 1 6 を、その付勢力に抗して開放位置側へ回動させることにより、遊技領域 1 1 0 0 内へ進入することができるようになっている。

40

#### 【 0 4 5 3 】

また、打球発射装置 6 5 0 において遊技球を強く打球した場合、遊技領域 1 1 0 0 内で外レール 1 1 1 1 に沿って転動した遊技球が、外レール 1 1 1 1 の終端に備えられた衝止部 1 1 1 4 に当接するようになり、この衝止部 1 1 1 4 に遊技球が当接することで遊技球の転動方向を強制的に変化させることができ、外レール 1 1 1 1 から内周レール 1 1 1 3 へ連続して遊技球が転動するのを防止することができるようになっている。なお、遊技領域 1 1 0 0 内へ進入した（打ち込まれた）遊技球が、外レール 1 1 1 1 と内レール 1 1 1 2 との間へ戻ろうとしても、その前に逆流防止部材 1 1 1 6 が付勢力によって閉鎖位置へ復帰することで、逆流防止部材 1 1 1 6 によって遊技球の逆流が阻止されるように

50

なっている。

【 0 4 5 4 】

また、遊技領域 1 1 0 0 内へ打ち込まれた遊技球は、後述する表ユニット 2 0 0 0 の始動口 2 1 0 1 , 2 1 0 2 や入賞口 2 1 0 3 , 2 1 0 4 , 2 2 0 1 等に受入れられなかった場合は、遊技領域 1 1 0 0 の下端へと流下し、内レール 1 1 1 2 と内周レール 1 1 1 3 との境界のアウト口誘導面 1 1 1 5 によって、遊技パネル 1 1 5 0 のアウト口 1 1 5 1 へ誘導され、アウト口 1 1 5 1 から遊技盤 4 の後側下方へ排出されるようになっている。

【 0 4 5 5 】

一方、打球発射装置 6 5 0 から発射された遊技球が、内レール 1 1 1 2 先端の逆流防止部材 1 1 1 6 を越えて遊技領域 1 1 0 0 内へ進入することができなかった場合は、外レール 1 1 1 1 と内レール 1 1 1 2 との間を逆方向の下方へ向かって転動し、外レール 1 1 1 1 と内レール 1 1 1 2 との間の下端開口から、発射レール 6 6 0 の上端と外レール 1 1 1 1 の下端との間に形成されたファール空間 6 2 6 を落下することとなり、ファール空間 6 2 6 の下部に位置する扉枠 5 におけるファールカバーユニット 5 4 0 のファール球入口 5 4 2 e に受入れられて、皿ユニット 3 0 0 における下皿 3 0 2 へ排出されるようになっている。

【 0 4 5 6 】

なお、前構成部材 1 1 1 0 における外レール 1 1 1 1 は、その表面に金属板が取付けられており、遊技球の転動による耐摩耗性が高められていると共に、遊技球が滑らかに転動するようになっている。また、衝止部 1 1 1 4 は、表面にゴムや合成樹脂等の弾性体が配置されており、遊技球が外レール 1 1 1 1 に沿って勢い良く転動してきて衝突しても、その衝撃を緩和させることができるようになっていると共に、遊技球を内側へ反発させることができるようになっている。

【 0 4 5 7 】

また、前構成部材 1 1 1 0 は、外レール 1 1 1 1 の下部外側から前方へ向かって突出した壁状の防犯突起 1 1 1 7 と、アウト口誘導面 1 1 1 5 の下側から内周レール 1 1 1 3 に沿って上下方向の略中央まで延出し前端から所定量窪んだ溝状のレール防犯溝 1 1 1 8 と、を備えている。前構成部材 1 1 1 0 における防犯突起 1 1 1 7 は、本体枠 3 に対して扉枠 5 を閉じた状態とした時に、扉枠 5 における防犯カバー 1 8 0 の防犯後端部突片 1 8 3 と上下方向に重複するようになっていると、これにより、軸支側（正面視左側）における本体枠 3 と扉枠 5 との間からピアノ線等の不正具を侵入させても、不正具を遊技領域 1 1 0 0 内まで到達させることができないようになっている。

【 0 4 5 8 】

また、前構成部材 1 1 1 0 は、本体枠 3 に対して扉枠 5 を閉じた状態とすると、レール防犯溝 1 1 1 8 内に、扉枠 5 における防犯カバー 1 8 0 の防犯後突片 1 8 2 が挿入されるようになっていると共に、防犯後突片 1 8 2 が内レール 1 1 1 2 の外側（遊技領域 1 1 0 0 とは反対側）面に略接するように内レール 1 1 1 2 と外レール 1 1 1 1 との間に挿入されるようになっていると、内レール 1 1 1 2 及びレール防犯溝 1 1 1 8 と防犯後突片 1 8 2 とでも、本体枠 3 と扉枠 5 との間から侵入させたピアノ線等の不正具が遊技領域 1 1 0 0 内へ到達するのを防止することができるようになっている。

【 0 4 5 9 】

また、前構成部材 1 1 1 0 は、正面視左端に上下方向へ離間して配置され前方から後方へ向かって窪むと共に左端に開放された一对の位置決め凹部 1 1 1 9 と、正面視右端に上下方向へ離間して配置された一对の遊技盤止め具 1 1 2 0 と、外レール 1 1 1 1 の下端よりも正面視左側に配置され下方へ開放されると共に上側が円弧状に形成され前側から窪んだ固定凹部 1 1 2 1 と、正面視下端の左側端部付近に下端から上方へ左右方向へ長く延びた矩形状に切欠かれた球通路用切欠部 1 1 2 2 と、を備えている。前構成部材 1 1 1 0 の位置決め凹部 1 1 1 9 は、本体枠 3 における側面防犯版 9 5 0 の内側に取付けられた位置決め部材 9 5 6 と嵌合させることで、遊技盤保持口 6 0 1 に挿入された遊技盤 4 の正面視左端が、前後方向へ移動するのを規制することができるようになっている。また、遊技盤

止め具 1 1 2 0 は、本体枠 3 における本体枠ベース 6 0 0 の遊技盤係止部 6 0 8 に対して着脱可能に係止することができるようになっており、遊技盤止め具 1 1 2 0 を遊技盤係止部 6 0 8 に係止させることで、本体枠 3 の遊技盤保持口 6 0 1 に挿入された遊技盤 4 の正面視右端が、前後方向へ移動するのを規制することができるようになっている。

#### 【 0 4 6 0 】

また、前構成部材 1 1 1 0 の固定凹部 1 1 2 1 は、遊技盤 4 を本体枠 3 の遊技盤保持口 6 0 1 へ挿入した状態で、本体枠 3 の前面に軸支された遊技盤固定具 6 9 0 を正面視で時計回りの方向へ回動させると、遊技盤固定具 6 9 0 の固定片 6 9 0 a が挿入されるようになっている。また、遊技盤固定具 6 9 0 によって遊技盤 4 の下端が前方へ移動するのが規制されるようになっている。また、前構成部材 1 1 1 0 の球通路用切欠部 1 1 2 2 は、遊技パネル 1 1 5 0 の同位置にも同様の球通路用切欠部 1 1 5 2 が形成されており、遊技盤 4 を本体枠 3 の遊技盤保持口 6 0 1 へ挿入した状態では、球通路用切欠部 1 1 2 2 , 1 1 5 2 内に満タン分岐ユニット 7 7 0 の前端が挿通されるようになっている。

10

#### 【 0 4 6 1 】

更に、前構成部材 1 1 1 0 は、下端部における正面視右端近傍に、前後方向へ貫通した横長の貫通穴 1 1 2 3 と、貫通穴 1 1 2 3 の下辺における左右方向の中央から正面視左寄りの位置に前後方向の厚さを薄く形成した締結部 1 1 2 4 と、貫通穴 1 1 2 3 の正面視左側に配置され証明確認用の証紙を貼付するための証紙貼付部 1 1 2 5 と、を備えている。この前構成部材 1 1 1 0 における締結部 1 1 2 4 は、詳細な図示は省略するが、本遊技盤を従前の本体枠に取付ける場合に、従前の本体枠に形成された締結穴に対して所定の締結バンドを互いに巻き掛けて締結することで、遊技盤 4 を取外し難くすることができ、遊技盤 4 の不正な取外しを防止することができるものである。

20

#### 【 0 4 6 2 】

また、前構成部材 1 1 1 0 は、内周レール 1 1 1 3 に沿ったレール防犯溝 1 1 1 8 の外側で正面視右下に、後述する機能表示ユニット 1 1 8 0 の表示部 1 1 8 1 が配置されている。また、前構成部材 1 1 1 0 は、後面の下部の左右両端から後方へ突出した複数の取付ボス 1 1 2 6 と、内レール 1 1 1 2 の後面から後方へ突出した複数の位置決め突起 1 1 2 7 と、を備えている。この取付ボス 1 1 2 6 は、遊技パネル 1 1 5 0 を貫通して基板ホルダ 1 1 6 0 の固定ボス 1 1 6 2 と係合するようになっており、基板ホルダ 1 1 6 0 の後側から固定ボス 1 1 6 2 を通して取付ボス 1 1 2 6 へ所定のビスを螺着することで、前構成部材 1 1 1 0 と基板ホルダ 1 1 6 0 とで遊技パネル 1 1 5 0 を挟持することができるようになっている。また、位置決め突起 1 1 2 7 は、遊技パネル 1 1 5 0 に形成された内レール固定孔 1 1 5 5 へ嵌合させることで、内レール 1 1 1 2 を遊技パネル 1 1 5 0 の所定位置に固定することができるようになっている。

30

#### 【 0 4 6 3 】

##### [ 5 - 2 . 遊技パネル ]

続いて、遊技盤 4 における遊技パネル 1 1 5 0 について説明する。遊技パネル 1 1 5 0 は、所定厚さ（例えば、18mm～21mm）のベニア合板等の木質板材によって形成されており、外形が前構成部材 1 1 1 0 の外形と略同形状とされている。この遊技パネル 1 1 5 0 は、正面視左右方向略中央の下部で前構成部材 1 1 1 0 におけるアウト口誘導面 1 1 5 と対応した位置に前後方向へ貫通するアウト口 1 1 5 1 と、下端の正面視左側に前後方向へ横長に貫通すると共に下方へ開放され前構成部材 1 1 1 0 の球通路用切欠部 1 1 2 2 と同形状の球通路用切欠部 1 1 5 2 と、正面視右下隅部に前後方向へ貫通し機能表示ユニット 1 1 8 0 の後方突出部 1 1 8 2 が挿入される挿入穴 1 1 5 3 と、を備えている。

40

#### 【 0 4 6 4 】

また、遊技パネル 1 1 5 0 は、下部の左右両端付近で前構成部材 1 1 1 0 の取付ボス 1 1 2 6 と対応した位置に前後方向へ貫通した複数のボス挿通孔 1 1 5 4 と、前構成部材 1 1 1 0 の位置決め突起 1 1 2 7 が挿入固定される複数の内レール固定孔 1 1 5 5 と、アウト口 1 1 5 1 の後面側で後面から前方へ向かって所定量窪むと共に下端側が下方へ開放された溝状のアウト球排出溝 1 1 5 6（図 90 を参照）と、前構成部材 1 1 1 0 の遊技盤止

50

め具 1 1 2 0 と対応した位置に形成され正面視右端から前後方向へ貫通するように切欠かれた切欠部 1 1 5 7 と、を備えている。また、遊技パネル 1 1 5 0 は、適宜位置に前構成部材 1 1 1 0 の後面に対して取付固定するための複数の取付孔を備えている。

#### 【 0 4 6 5 】

遊技盤 4 における遊技パネル 1 1 5 0 は、前構成部材 1 1 1 0 によって外周が区画される遊技領域 1 1 0 0 の後端を区画することができるものであり、図示は省略するが、前面における遊技領域 1 1 0 0 と対応した範囲内に、複数の障害釘が所定のゲージ配列で植設されるようになっており、表ユニット 2 0 0 0 が取付けられるようになっている。また、遊技パネル 1 1 5 0 の後面には、裏ユニット 3 0 0 0 が取付けられるようになっている。また、遊技パネル 1 1 5 0 は、アウト口 1 1 5 1 が、遊技領域 1 1 0 0 の最下端に位置するように形成されており、遊技盤 4 に組立てた状態では、前構成部材 1 1 1 0 における遊技領域 1 1 0 0 の最下端に形成されたアウト口誘導面 1 1 1 5 によって後方へ誘導された遊技球がアウト口 1 1 5 1 へ進入して遊技盤 4 の後側へ排出されるようになっている。

10

#### 【 0 4 6 6 】

##### [ 5 - 3 . 基板ホルダ ]

次に、遊技盤 4 における基板ホルダ 1 1 6 0 について説明する。基板ホルダ 1 1 6 0 は、上方及び前方が開放された横長の箱状に形成されている。この基板ホルダ 1 1 6 0 は、正面視左右方向の略中央における底壁部の前端に上下方向へ貫通するように形成されたアウト球排出部 1 1 6 1 が形成されていると共に、底壁部の上面がアウト球排出部 1 1 6 1 へ向かって低くなるように形成されており、遊技パネル 1 1 5 0 のアウト口 1 1 5 1、表ユニット 2 0 0 0 や裏ユニット 3 0 0 0 から排出されて、基板ホルダ 1 1 6 0 の底部上面に供給（排出）された遊技球が、アウト球排出部 1 1 6 1 から下方へ排出されるようになっている。なお、アウト球排出部 1 1 6 1 は、遊技盤 4 を本体枠 3 に取付けた状態とすると、本体枠 3 における基板ユニット 8 0 0 の排出球受部 8 4 1 の直上に位置するようになり、遊技盤 4 から排出された遊技球は、すべて基板ユニット 8 0 0 の排出通路 8 4 2 を通ってパチンコ遊技機 1 の後側下方へ排出されるようになっている。

20

#### 【 0 4 6 7 】

また、基板ホルダ 1 1 6 0 は、側壁部における上下両端の前端から前方へ突出した複数の固定ボス 1 1 6 2 を備えている。複数の固定ボス 1 1 6 2 は、先端が遊技パネル 1 1 5 0 の後側からボス挿通孔 1 1 5 4 内へ挿入された上で、前構成部材 1 1 1 0 の取付ボス 1 1 2 6 の後端と嵌合するようになり、取付ボス 1 1 2 6 と嵌合させた状態で、基板ホルダ 1 1 6 0 の後側から固定ボス 1 1 6 2 内を貫通して取付ボス 1 1 2 6 へ所定のビスを螺着することで、前構成部材 1 1 1 0 に対して基板ホルダ 1 1 6 0 を組付けることができるようになっていると共に、前構成部材 1 1 1 0 と基板ホルダ 1 1 6 0 とで遊技パネル 1 1 5 0 を挟持することができるようになっている。

30

#### 【 0 4 6 8 】

また、基板ホルダ 1 1 6 0 は、図 9 0 に示すように、後壁部における後面の背面視左側端部に主制御基板ボックス 1 1 7 0 の固定片 1 1 7 4 が横側から嵌合可能な固定部 1 1 6 3 と、固定部 1 1 6 3 と対向するように配置され主制御基板ボックス 1 1 7 0 の弾性固定片 1 1 7 5 が後方から係止可能な係止部 1 1 6 4 と、を備えている。この基板ホルダ 1 1 6 0 の固定部 1 1 6 3 及び係止部 1 1 6 4 によって、基板ホルダ 1 1 6 0 の後面に主制御基板ボックス 1 1 7 0 を着脱可能に支持することができるようになっている。

40

#### 【 0 4 6 9 】

##### [ 5 - 4 . 主制御基板ボックス ]

続いて、遊技盤 4 における主制御基板ボックス 1 1 7 0 について説明する。この主制御基板ボックス 1 1 7 0 は、後側が開放された薄い横長箱状の基板ベース 1 1 7 1 と、基板ベース 1 1 7 1 の後面を覆い前側が開放された薄い横長箱状で基板ベース 1 1 7 1 の内部へ後側から嵌合する基板カバー 1 1 7 2 と、基板カバー 1 1 7 2 の前端に電子部品や端子等が後面側に実装された主制御基板 4 1 0 0 と、を備えている。また、主制御基板ボック

50



ス 1 1 7 0 は、基板ベース 1 1 7 1 における背面視左側端部から外方へ延出し基板ホルダ 1 1 6 0 の固定部 1 1 6 3 と嵌合する固定片 1 1 7 4 と、基板カバー 1 1 7 2 における背面視右側端部から後方へ突出し基板ホルダ 1 1 6 0 の係止部 1 1 6 4 に弾性係止される弾性固定片と、を備えている。

#### 【 0 4 7 0 】

また、主制御基板ボックス 1 1 7 0 は、図 9 0 等に示すように、弾性固定片 1 1 7 5 を挟んで上下に 2 つずつ背面視右側端部に配置され基板ベース 1 1 7 1 と基板カバー 1 1 7 2 との開閉を封止可能な封止部 1 1 7 6 と、基板ベース 1 1 7 1 と基板カバー 1 1 7 2 の下端で基板ベース 1 1 7 1 と基板カバー 1 1 7 2 とに跨って貼付けられる密封シール（図示は省略）と、密封シールの表面を被覆する透明なシール保護カバー 1 1 7 7 と、を備えている。この主制御基板ボックス 1 1 7 0 の封止部 1 1 7 6 は、基板ユニット 8 0 0 における払出制御基板ボックス 8 6 0 の分離切断部 8 6 3 と同様の構成とされており、4 つの封止部 1 1 7 6 の何れか 1 つにおいてカシメ固定されている。この主制御基板ボックス 1 1 7 0 は、基板ベース 1 1 7 1 と基板カバー 1 1 7 2 とを分離するには、カシメ固定された封止部 1 1 7 6 を切断する必要がある、主制御基板ボックス 1 1 7 0 の開閉の痕跡が残るようになっている。これにより、主制御基板ボックス 1 1 7 0 が不正に開かれたか否かが外部から目視で明瞭に判別することができるようになっている。

#### 【 0 4 7 1 】

なお、主制御基板ボックス 1 1 7 0 の封止部 1 1 7 6 は、本実施形態では 4 つ備えられているので、主制御基板ボックス 1 1 7 0 を三回まで開閉することができるようになっている。また、主制御基板ボックス 1 1 7 0 は、基板ベース 1 1 7 1 と基板カバー 1 1 7 2 とに跨って密封シールが貼付られており、基板ベース 1 1 7 1 と基板カバー 1 1 7 2 とを分離させる際に、密封シールを切断したり剥したりする必要がある、この密封シールにおいても開閉の痕跡が残るようになっている。したがって、主制御基板ボックス 1 1 7 0 が不正に開閉されて、内部の主制御基板 4 1 0 0 が不正に改造されたり、不正な主制御基板（或いは、遊技内容のプログラム等を記憶した R O M ）と交換されたりしても、外部から目視で確認することができ、それらの不正行為が行われるのを防止することができるようになっている。

#### 【 0 4 7 2 】

また、主制御基板ボックス 1 1 7 0 は、基板カバー 1 1 7 2 の前後方向へ貫通した開口が適宜位置に形成されており、その開口を通して主制御基板 4 1 0 0 に取付けられた、R A M クリアスイッチ 4 1 0 0 e や試験用端子 4 1 0 0 f、周辺制御基板 4 1 4 0 や払出制御基板 4 1 1 0 等と接続するための各種接続端子等が後側へ臨むようになっている。なお、主制御基板ボックス 1 1 7 0 の後面から臨む試験用端子 4 1 0 0 f に、所定の計測機器を接続することで、主制御基板ボックス 1 1 7 0 を開けることなく主制御基板 4 1 0 0 を外部からチェックすることができると共に、上述の封止部 1 1 7 6 や密封シールに対して巧妙な細工がなされていても、主制御基板 4 1 0 0 に対する不正な改造の有無を目視以外に確認することができ、防犯性能の高いパチンコ遊技機 1 とすることができるようになっている。

#### 【 0 4 7 3 】

#### [ 5 - 5 . 機能表示ユニット ]

次に、遊技盤 4 における機能表示ユニット 1 1 8 0 について説明する。この機能表示ユニット 1 1 8 0 は、前構成部材 1 1 1 0 の所定位置に取付配置されるものであり、前構成部材 1 1 1 0 の前面で遊技者側から視認可能に配置される表示部 1 1 8 1 と、前構成部材 1 1 1 0 の後面よりも後方へ突出した後方突出部 1 1 8 2 と、を備えている。

#### 【 0 4 7 4 】

機能表示ユニット 1 1 8 0 の表示部 1 1 8 1 には、図 9 1 に拡大して示すように、正面視左側端部に遊技領域 1 1 0 0 内へ打ち込まれた遊技球によって変化する遊技状態を表示するための 1 つの L E D からなる遊技状態表示器 1 1 8 3 と、遊技状態表示器 1 1 8 3 の右側で上下方向へ並んだ 2 つの L E D からなり上始動口 2 1 0 1 への遊技球の受入れに関

10

20

30

40

50

する保留数を表示するための上特別図柄記憶表示器 1 1 8 4 と、上特別図柄記憶表示器 1 1 8 4 の右側に配置され上始動口 2 1 0 1 への遊技球の受入れにより抽選された第一特別抽選結果を第一特別図柄として表示するための 1 つの 7 セグメント L E D からなる上特別図柄表示器 1 1 8 5 と、上特別図柄表示器 1 1 8 5 の右斜め上に配置され下始動口 2 1 0 2 への遊技球の受入れにより抽選された第二特別抽選結果を第二特別図柄として表示するための 1 つの 7 セグメント L E D からなる下特別図柄表示器 1 1 8 6 と、下特別図柄表示器 1 1 8 6 の右側で上下方向へ並んだ 2 つの L E D からなり下始動口 2 1 0 2 への遊技球の受入れに関する保留数を表示するための下特別図柄記憶表示器 1 1 8 7 と、を備えている。

#### 【 0 4 7 5 】

また、機能表示ユニット 1 1 8 0 の表示部 1 1 8 1 には、下特別図柄表示器 1 1 8 6 の直上から内周レール 1 1 1 3 に略沿った円弧状に並んで配置され遊技球によるゲート部 2 3 5 0 の通過に関する保留数を表示するための 4 つの L E D からなる普通図柄記憶表示器 1 1 8 8 と、普通図柄記憶表示器の下側に配置され遊技球がゲート部 2 3 5 0 を通過することで抽選された普通抽選結果を普通図柄として表示するための 1 つの L E D からなる普通図柄表示器 1 1 8 9 と、普通図柄記憶表示器 1 1 8 8 の斜め右上側へ並んで配置され第一特別抽選結果又は第二特別抽選結果が「大当たり」の時に大入賞口 2 1 0 3 の開閉動作の繰返し回数（ラウンド数）を表示するための 2 つの L E D からなるラウンド表示器 1 1 9 0 と、を備えている。

#### 【 0 4 7 6 】

機能表示ユニット 1 1 8 0 における遊技状態表示器 1 1 8 3 は、赤色・緑色・橙色と、その発光色を変化させることが可能なフルカラー L E D とされており、発光する発光色と、点灯・点滅との組合せにより、様々な遊技状態（例えば、確率変動状態、時間短縮状態、確変時短状態、大当たり遊技状態、小当たり遊技状態、等）を表示することができるようになっている。本実施形態では、後述するように、大当たりの種類が複数用意されているため、どの大当たりの種類が確率変動状態となるか否かを遊技状態表示器 1 1 8 3 の発光態様を見ただけでは判別困難となっている。

#### 【 0 4 7 7 】

また、機能表示ユニット 1 1 8 0 における上特別図柄記憶表示器 1 1 8 4 は、上特別図柄表示器 1 1 8 5 において第一特別図柄を変動表示させることができない時に、上始動口 2 1 0 1 へ遊技球が受入れられた場合に、変動表示の開始が保留（記憶）された第一特別図柄の保留数（記憶数）を表示するものである。この上特別図柄記憶表示器 1 1 8 4 は、所定の L E D からなる第一特別図柄記憶ランプ 1 1 8 4 a と、第一特別図柄記憶ランプ 1 1 8 4 b とを有しており、第一特別図柄記憶ランプ 1 1 8 4 a , 1 1 8 4 b の点灯・点滅パターンによって、保留数を表示することができるようになっている。具体的には、例えば、保留数が 1 つの時には第一特別図柄記憶ランプ 1 1 8 4 a が点灯して第一特別図柄記憶ランプ 1 1 8 4 b が消灯し、保留数が 2 つの時には第一特別図柄記憶ランプ 1 1 8 4 a , 1 1 8 4 b が共に点灯し、保留数が 3 つの時には第一特別図柄記憶ランプ 1 1 8 4 a が点滅して第一特別図柄記憶ランプ 1 1 8 4 b が点灯し、保留数が 4 つの時には第一特別図柄記憶ランプ 1 1 8 4 a , 1 1 8 4 b が共に点滅するようになっている。なお、本実施形態では、4 つまで保留されるようになっている。

#### 【 0 4 7 8 】

また、機能表示ユニット 1 1 8 0 における下特別図柄記憶表示器 1 1 8 7 は、下特別図柄表示器 1 1 8 6 において第二特別図柄を変動表示させることができない時に、下始動口 2 1 0 2 へ遊技球が受入れられた場合に、変動表示の開始が保留（記憶）された第二特別図柄の保留数（記憶数）を表示するものである。この下特別図柄記憶表示器 1 1 8 7 は、所定の L E D からなる第二特別図柄記憶ランプ 1 1 8 7 a と、第二特別図柄記憶ランプ 1 1 8 7 b とを有しており、第二特別図柄記憶ランプ 1 1 8 7 a , 1 1 8 7 b の点灯・点滅パターンによって、保留数を表示することができるようになっている。具体的には、例えば、保留数が 1 つの時には第二特別図柄記憶ランプ 1 1 8 7 a が点灯して第二特別図柄記

10

20

30

40

50

憶ランプ 1 1 8 7 b が消灯し、保留数が 2 つの時には第二特別図柄記憶表示ランプ 1 1 8 7 a , 1 1 8 7 b が共に点灯し、保留数が 3 つの時には第二特別図柄記憶ランプ 1 1 8 7 a が点滅して第二特別図柄記憶ランプ 1 1 8 7 b が点灯し、保留数が 4 つの時には第二特別図柄記憶ランプ 1 1 8 7 a , 1 1 8 7 b が共に点滅するようになっている。なお、本実施形態では、4 つまで保留されるようになっている。

#### 【0479】

更に、機能表示ユニット 1 1 8 0 における上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 は、上始動口 2 1 0 1 や下始動口 2 1 0 2 への遊技球の受入れにより、抽選された第一特別抽選結果や第二特別抽選結果を表示するものであり、7 セグメント L E D が特別抽選結果に応じた所定の時間、変動した後に停止し、停止した 7 セグメント L E D の発光パターン（特別図柄）によって、第一特別抽選結果や第二特別抽選結果を遊技者側に認識させることができるようになっている。

10

#### 【0480】

また、機能表示ユニット 1 1 8 0 における普通図柄表示器 1 1 8 9 は、赤色・緑色・橙色と、その発光色を変化させることが可能なフルカラー L E D とされており、発光する発光色と、点灯・点滅との組合せにより、ゲート部 2 3 5 0 を遊技球が通過することで抽選される普通抽選結果を表示することができるようになっている。なお、普通図柄表示器 1 1 8 9 による普通図柄の表示も、特別図柄と同様に、所定時間変動表示した後に、普通抽選結果に対応した発光パターンで停止表示するようになっている。

#### 【0481】

20

また、機能表示ユニット 1 1 8 0 における普通図柄記憶表示器 1 1 8 8 は、普通図柄表示器 1 1 8 9 において普通図柄を変動表示させることができない時に、ゲート部 2 3 5 0 を遊技球が通過した場合に、変動表示の開始が保留（記憶）された普通図柄の保留数（記憶数）を表示するものである。この普通図柄記憶表示器 1 1 8 8 は、下から並んで配置された 4 つの普通図柄記憶ランプ 1 1 8 8 a ~ 1 1 8 8 d を備え、それぞれが所定の L E D とされており、保留数に応じて下から普通図柄記憶ランプ 1 1 8 8 a ~ 1 1 8 8 d を順次点灯させることで普通図柄の保留数を表示させることができるようになっている。なお、本実施形態では、普通図柄の変動表示が 4 つまで保留（記憶）されるようになっている。

#### 【0482】

30

更に、機能表示ユニット 1 1 8 0 におけるラウンド表示器 1 1 9 0 は、所定の L E D からなる 2 ラウンド表示ランプ 1 1 9 0 a と、15 ラウンド表示ランプ 1 1 9 0 b とを備えており、それぞれのランプが点灯することで「大当り」遊技におけるラウンド数を表示することができるようになっている。

#### 【0483】

40

機能表示ユニット 1 1 8 0 は、図 9 1 に示すように、遊技盤 4 をパチンコ遊技機 1 に取付けた状態で、扉枠 5 の遊技窓 1 0 1 を通して遊技者側から視認することができるようになっている。また、機能表示ユニット 1 1 8 0 の遊技状態表示器 1 1 8 3、上特別図柄記憶表示器 1 1 8 4、上特別図柄表示器 1 1 8 5、下特別図柄表示器 1 1 8 6、下特別図柄記憶表示器 1 1 8 7、普通図柄記憶表示器 1 1 8 8、普通図柄表示器 1 1 8 9、及びラウンド表示器 1 1 9 0 は、機能表示基板 1 1 9 1（図 9 7 を参照）の前面に取付けられている。また、機能表示ユニット 1 1 8 0 の後方突出部 1 1 8 2 の後端には、機能表示基板 1 1 9 1 と、主制御基板 4 1 0 0 とを接続するための接続端子が取付けられている。

#### 【0484】

50

本実施形態では、機能表示ユニット 1 1 8 0 を遊技盤 4 の前構成部材 1 1 1 0 に備えるようにしているので、遊技パネル 1 1 5 0 に取付けられる表ユニット 2 0 0 0 や裏ユニット 3 0 0 0 に備えるようにした場合と比較して、機能表示ユニット 1 1 8 0 を遊技盤 4 の基本構成として流用することができ、パチンコ遊技機 1 に係る構成を簡略化してコストが増加するのを防止することができると共に、パチンコ遊技機 1 の機種（表ユニット 2 0 0 0 や裏ユニット 3 0 0 0 により具現化されパチンコ遊技機 1 の機種を特徴付けることが可能な遊技盤 4 の詳細構成）が異なっても、機能表示ユニット 1 1 8 0 の表示部 1 1 8

1の位置が変化しないので、遊技者や遊技ホールの店員等に対して、戸惑うことなく表示部1181の位置を認識させることができるようになっている。

【0485】

〔5-6. 遊技パネルの第二実施形態〕

続いて、上記した遊技盤4における遊技パネル1150とは異なる形態の遊技パネル1200について、図92乃至図94を参照して説明する。なお、図92乃至図94における前構成部材1110、基板ホルダ1160、及び主制御基板ボックス1170は、上述したものの同一の構成とされており、ここでの詳細な説明は省略する。本実施形態の遊技パネル1200は、上述した遊技パネル1150よりも厚さが薄く前構成部材1110によって外周が区画された遊技領域1100の後端を区画可能な板状で前構成部材1110の外形よりも外形が小さく形成されたパネル板1210と、パネル板1210を前側から脱着可能に保持すると共に前構成部材1110の後面に取付けられる枠状のパネルホルダ1220と、を備えている。

10

【0486】

この遊技パネル1200パネル板1210は、その外形が遊技領域1100よりも若干大きい多角形状とされており、アクリル樹脂、ポリカーボネイト樹脂、ポリアリレート樹脂、メタクリル樹脂等の合成樹脂板や、ガラスや金属等の無機質板により形成されている。このパネル板1210の板厚は、パネルホルダ1220（遊技パネル1150）よりも薄く、図示しない障害釘を前面に植設したり表ユニット2000を取付けたりしても十分に保持可能な必要最低限の厚さ（8～10mm）とされている。なお、本実施形態では、透明な合成樹脂板によってパネル板1210が形成されている。

20

【0487】

このパネル板1210は、外周近傍に配置され前後方向に貫通する丸孔からなる複数の嵌合孔1211と、左下部の外周近傍に配置され前後方向に貫通し上下方向に延びる長孔1212と、を備えている。これら嵌合孔1211及び長孔1212は、遊技領域1100よりも外側に配置されており、パネルホルダ1220との位置決めを行うものである。また、パネル板1210には、その上辺の両端と下辺の両端に、前側が窪んだ段状の係合段部1213がそれぞれ備えられている。この係合段部1213は、パネル板1210の板厚の略半分まで切欠いた形態とされると共に、嵌合孔1211及び長孔1212と同様に、遊技領域1100よりも外側に配置されており、パネル板1210をパネルホルダ1220へ係合固定するためのものである。

30

【0488】

また、パネル板1210は、所定位置に内レール固定孔1214が複数備えられている。この内レール固定孔1214に内レール1112の後側から突出する位置決め突起1127を嵌合固定させることで、内レール1112を所定の位置に固定することができるようになっている。

【0489】

一方、遊技パネル1200におけるパネルホルダ1220は、パネル板1210を包含する大きさで外形が略四角形状とされ、上述した木質板からなる遊技パネル1150の厚さと略同じ厚さ（本実施形態では、約20mm）とされた合成樹脂（例えば、熱可塑性合成樹脂）からなるものである。このパネルホルダ1220には、パネル板1210を着脱可能に保持し前面側から後方側に向かって凹んだ保持段部1221と、保持段部1221の内側において略遊技領域1100と同等の大きさで前後方向に貫通する貫通口1222とを主に備えている。

40

【0490】

パネルホルダ1220の保持段部1221は、前面からの深さがパネル板1210の厚さと略同じ深さとされており、保持段部1221内に保持されたパネル板1210の前面がパネルホルダ1220の前面と略同一面となるようになっている。また、この保持段部1221は、その前側内周面が、パネル板1210の外周面に対して所定量のクリアランスが形成される大きさとされている。このクリアランスにより、温度変化や経時変化によ

50

り相対的にパネル板 1 2 1 0 が伸縮しても、その伸縮を吸収できるようになっている。なお、クリアランス内にゴム等の弾性部材を詰めても良い。

【 0 4 9 1 】

また、パネルホルダ 1 2 2 0 には、保持段部 1 2 2 1 に保持されるパネル板 1 2 1 0 に形成された嵌合孔 1 2 1 1 及び長孔 1 2 1 2 と対応する位置に配置され、保持段部 1 2 2 1 の前面から前方に向かって延び、パネル板 1 2 1 0 の嵌合孔 1 2 1 1 及び長孔 1 2 1 2 に嵌合及び挿通可能な複数の突出ピン 1 2 2 3 を備えている。これらの突出ピン 1 2 2 3 をパネル板 1 2 1 0 の嵌合孔 1 2 1 1 及び長孔 1 2 1 2 に嵌合及び挿通することで、パネルホルダ 1 2 2 0 とパネル板 1 2 1 0 とを互いに位置決めすることができるようになっている。

10

【 0 4 9 2 】

更に、パネルホルダ 1 2 2 0 には、パネル板 1 2 1 0 の係合段部 1 2 1 3 と対応する位置に、係合段部 1 2 1 3 と係合する係合爪 1 2 2 4 及び係合片 1 2 2 5 を供えている。詳述すると、係合爪 1 2 2 4 は、パネルホルダ 1 2 2 0 の上側の保持段部 1 2 2 1 に配置されており、パネル板 1 2 1 0 における上側の係合段部 1 2 1 3 と対応し、保持段部 1 2 2 1 の前面から前方に向かって突出し係合段部 1 2 1 3 と弾性係合するようになっている。この係合爪 1 2 2 4 は、その先端がパネルホルダ 1 2 2 0 の前面から突出しない大きさとされている。一方、係合片 1 2 2 5 は、パネルホルダ 1 2 2 0 の下側の保持段部 1 2 2 1 に配置され、パネル板 1 2 1 0 における下側の係合段部 1 2 1 3 と対応し、保持段部 1 2 2 1 の前面との間にパネル板 1 2 1 0 の係合段部 1 2 1 3 が挿入可能な大きさの所定の隙間を形成した状態で、パネルホルダ 1 2 2 0 の前面に沿って上側（中心側）に向かって所定量延びる形態とされている。これら係合爪 1 2 2 4 及び係合片 1 2 2 5 にパネル板 1 2 1 0 の係合段部 1 2 1 3 を係合させることで、パネル板 1 2 1 0 がパネルホルダ 1 2 2 0 に対して着脱可能に保持されるようになっている。

20

【 0 4 9 3 】

また、パネルホルダ 1 2 2 0 には、前構成部材 1 1 1 0 に備えられた取付ボス 1 1 2 6 を挿通可能な前後方向に貫通するボス挿通孔 1 2 2 6 を備えており、このボス挿通孔 1 2 2 6 に前構成部材 1 1 1 0 の取付ボス 1 1 2 6 を挿通することで、パネルホルダ 1 2 2 0 と前構成部材 1 1 1 0 とが互いに位置決めされるようになっている。

【 0 4 9 4 】

このパネルホルダ 1 2 2 0 には、図 9 3 に示すように、その後面側に、上下方向の中央やや下方より下側と外周縁を残すように前側に所定量窪んだ形態の取付支持部 1 2 2 7 が備えられている。この取付支持部 1 2 2 7 により、パネルホルダ 1 2 2 0 の後面は、下端より所定高さまでの所定範囲より上側で、後面側外周部が後方に突出したような状態で窪んだ形態となると共に、その窪み量（深さ）が、取付支持部 1 2 2 7 に取付固定される裏ユニット 3 0 0 0 における裏箱 3 0 0 1 のフランジ状の固定部 3 0 0 1 a（図 9 6 を参照）を収容できる深さ（本実施形態では、約 2 . 5 mm とされており、1 ~ 3 mm の間とすることが望ましい）とされている。この取付支持部 1 2 2 7 に所定の部材を取付固定することで、その固定部 3 0 0 1 a がパネルホルダ 1 2 2 0 よりも後側に突出するのを防止することができ、パネルホルダ 1 2 2 0、つまり遊技盤 4 を本体枠 3（パチンコ遊技機 1）の遊技盤保持口 6 0 1 内に確実に設置装着できるようになっている。

30

40

【 0 4 9 5 】

更に、パネルホルダ 1 2 2 0 には、図示するように、後面側の取付支持部 1 2 2 7 内及び収容凹部 6 3 0 h よりも上側に配置され所定のビスを螺合可能な複数の取付孔 1 2 2 8 が所定配列で配置されている。また、パネルホルダ 1 2 2 0 には、取付孔 1 2 2 8 と対応するように配置される複数の位置決め孔 1 2 2 9 が備えられている。この位置決め孔 1 2 2 9 は、取付孔 1 2 2 8 を用いて取付固定される部材に形成された位置決め突起（例えば、裏箱 3 0 0 1 における前面のフランジ状に形成された固定部 3 0 0 1 a から前方へ突出する位置決め突起（図示は省略する））が挿入されるものである。なお、本実施形態では、位置決め孔 1 2 2 9 は、背面視略矩形状（角孔状）の止り孔とされている。

50

## 【 0 4 9 6 】

なお、取付孔 1 2 2 8 に対して、その孔の内径が大径のものと小径のものとを混在させるようにして、取付固定する所定の部材の大きさや重量等に応じて、適宜径の取付孔 1 2 2 8 を用いるようにしても良い。

## 【 0 4 9 7 】

また、パネルホルダ 1 2 2 0 には、少なくとも下端から所定高さまでの所定範囲では後面側に開口する複数の肉抜き部 1 2 3 0 が形成されており、肉抜き部 1 2 3 0 によりパネルホルダ 1 2 2 0 の重量が軽減されるようになっている。図 9 2 に示すように、収容凹部 6 3 0 h の前側、つまり、パネルホルダ 1 2 2 0 の前面側の下端から所定高さまでの所定範囲内には、これらの肉抜き部 1 2 3 0 が形成されておらず、その範囲内では、パネルホルダ 1 2 2 0 の前面が略平らな面となるようになっているので、その前面に配置される前構成部材 1 1 1 0 の後面が略平らな面となり、打球発射装置 6 5 0 から発射された遊技球が、滑らかに案内されるようになっている。また、このパネルホルダ 1 2 2 0 は、図示するように、肉抜き部 1 2 3 0 が形成されることで、取付孔 1 2 2 8 等がボス状に形成されると共に、それらを支持したりパネルホルダ 1 2 2 0 の強度を維持したりするために、箱状のリブが形成された状態となっている。

10

## 【 0 4 9 8 】

なお、このパネルホルダ 1 2 2 0 には、障害釘植設装置（図示しない）や、組立治具等の位置決め手段に対応した位置決め部 1 2 3 1 が形成されており、障害釘植設装置に遊技パネル 1 1 5 0 を保持した状態でセットできるようになっている。また、パネルホルダ 1 2 2 0 の下部には、前構成部材 1 1 1 0 のアウト口誘導面 1 1 1 5 と対応した位置に前後方向へ貫通するアウト口 1 2 3 2 と、下端の正面視左側に前後方向へ横長に貫通すると共に下方へ開放され前構成部材 1 1 1 0 の球通路用切欠部 1 1 2 2 と同形状の球通路用切欠部 1 2 3 3 と、正面視右下隅部に前後方向へ貫通し機能表示ユニット 1 1 8 0 の後方突出部 1 1 8 2 が挿入される挿入穴 1 2 3 4 と、を備えている。

20

## 【 0 4 9 9 】

また、パネルホルダ 1 2 2 0 は、アウト口 1 2 3 2 の後面側で後面から前方へ向かって所定量窪むと共に下端側が下方へ開放された溝状のアウト球排出溝 1 2 3 5（図 9 3 を参照）と、前構成部材 1 1 1 0 の遊技盤止め具 1 1 2 0 と対応した位置に形成され正面視右端から前後方向へ貫通するように切欠かれた切欠部 1 2 3 6 と、を備えている。また、パネルホルダ 1 2 2 0 は、適宜位置に前構成部材 1 1 1 0 の後面に対して取付固定するための複数の取付孔を備えている。

30

## 【 0 5 0 0 】

このパネルホルダ 1 2 2 0 におけるアウト球排出溝 1 2 3 5 は、遊技盤 4 を本体枠 3 の遊技盤保持口 6 0 1 へ挿入保持させると、本体枠 3（本体枠ベース 6 0 0 における遊技盤載置部 6 0 6 の上面）に備えられた位置決め突起 6 0 7 と嵌合するようになっており、アウト球排出溝 1 2 3 5 が位置決め突起 6 0 7 と嵌合することで、本体枠 3 に対して遊技盤 4 が左右方向へ相対移動するのが規制されるようになっている。

## 【 0 5 0 1 】

本実施形態の遊技パネル 1 2 0 0 は、前方からパネルホルダ 1 2 2 0 の保持段部 1 2 2 1 内へパネル板 1 2 1 0 を嵌合挿入して、係合爪 1 2 2 4 及び係合片 1 2 2 5 と、係合段部 1 2 1 3 とを係合させることで、パネルホルダ 1 2 2 0 にパネル板 1 2 1 0 を保持させることができると共に、パネル板 1 2 1 0 とパネルホルダ 1 2 2 0 の前面側が略面一となるようになっているので、従来より用いられている障害釘植設装置を改造等しなくてもパネル板 1 2 1 0 をパネルホルダ 1 2 2 0 に保持した状態で従前の障害釘植設装置にセットすることが可能となり、障害釘の植設にかかるコストが増加するのを抑制することができるようになっている。

40

## 【 0 5 0 2 】

また、遊技パネル 1 2 0 0 は、図示は省略するが、パネル板 1 2 1 0 の前面における遊技領域 1 1 0 0 と対応した範囲内に、複数の障害釘が所定のゲージ配列で植設されるよう

50

になっていると共に、表ユニット 2 0 0 0 が取付けられるようになっている。また、パネルホルダ 1 2 2 0 の後面には、裏ユニット 3 0 0 0 が取付けられるようになっている。これにより、薄いパネル板 1 2 1 0 においては、表ユニットのみを支持するようにしているので、表ユニットの荷重によってパネル板 1 2 1 0 が歪むのを防止することができるようになっている。

#### 【 0 5 0 3 】

更に、遊技パネル 1 2 0 0 を、パネル板 1 2 1 0 とパネルホルダ 1 2 2 0 とによる分割構造としているので、パネル板 1 2 1 0 を透明板としても遊技パネル 1 2 0 0 全体の重量が増加するのを抑制することができ、透明なパネル板 1 2 1 0 を通して遊技領域 1 1 0 0 の後側が遊技者から見えるパチンコ遊技機 1 を具現化することができ、遊技者の関心を強く引付けられるパチンコ遊技機 1 とすることができるようになっている。

10

#### 【 0 5 0 4 】

また、遊技パネル 1 2 0 0 を、パネル板 1 2 1 0 、及びパネルホルダ 1 2 2 0 に分割するようにしているので、パチンコ遊技機 1 の機種によって障害釘や入賞口等の位置が変化するパネル板 1 2 1 0 を交換パーツとすると共に、パネルホルダ 1 2 2 0 を共通パーツとすることができ、パネル板 1 2 1 0 のみを交換するだけで種々の機種に対応可能な遊技盤 4 を備えたパチンコ遊技機 1 とすることができるようになっている。

#### 【 0 5 0 5 】

更に、パネルホルダ 1 2 2 0 に予め複数の取付孔 1 2 2 8 が所定配列で備えられているので、機種に応じてパネルホルダ 1 2 2 0 の後面側に取付固定される裏ユニット 3 0 0 0 等の種々の所定部材の取付固定位置が異なる位置となっても、各種部材の固定部を取付孔 1 2 2 8 の位置と対応させるように設計することで、パネルホルダ 1 2 2 0 を機種に依存しないパチンコ遊技機 1 の共通パーツとすることができるようになっている。

20

#### 【 0 5 0 6 】

##### [ 5 - 7 . 遊技盤の詳細構成 ]

次に、本実施形態における遊技盤 4 の詳細な構成について、図 9 5 及び図 9 6 を参照して説明する。図 9 5 は、遊技盤の詳細な正面図である。また、図 9 6 は、図 9 5 の遊技盤を分解して前から見た分解斜視図である。

#### 【 0 5 0 7 】

本実施形態のパチンコ遊技機 1 における遊技盤 4 は、外レール 1 1 1 1 及び内レール 1 1 2 を有し、遊技者がハンドル装置 5 0 0 を操作することで遊技媒体としての遊技球が打ち込まれる遊技領域 1 1 0 0 の外周を区画形成する枠状の前構成部材 1 1 1 0 と、前構成部材 1 1 1 0 の正面視右下隅部でパチンコ遊技機 1 へ取付けた時に扉枠 5 の遊技窓 1 0 1 から遊技者側へ視認可能となる位置に配置された機能表示ユニット 1 1 8 0 と、前構成部材 1 1 1 0 の後側に遊技領域 1 1 0 0 を閉鎖するように取付けられ遊技領域 1 1 0 0 と対応する位置に所定形状で前後方向へ貫通した複数の開口部 1 1 5 8 ( 図 9 6 を参照 ) を有した板状の遊技パネル 1 1 5 0 と、遊技パネル 1 1 5 0 の開口部 1 1 5 8 に対して前側から取付けられる表ユニット 2 0 0 0 と、遊技パネル 1 1 5 0 の後面に取付けられる裏ユニット 3 0 0 0 と、を備えている。

30

#### 【 0 5 0 8 】

また、パチンコ遊技機 1 における遊技盤 4 は、遊技パネル 1 1 5 0 と裏ユニット 3 0 0 0 との間に配置され、遊技パネル 1 1 5 0 を貫通するように複数穿設された発光装飾孔に対して遊技パネル 1 1 5 0 の後側から挿入されるパネルレンズ部材 2 5 0 0 と、裏ユニット 3 0 0 0 の後側に脱着可能に取付けられ遊技状態に応じて遊技者側から視認可能とされた所定の演出画像を表示可能な液晶表示装置と、裏ユニット 3 0 0 0 の下部を後側から覆うように遊技パネル 1 1 5 0 の後面下部に取付けられる基板ホルダ 1 1 6 0 と、基板ホルダ 1 1 6 0 の後面に取付けられる主制御基板ボックス 1 1 7 0 と、を備えている。

40

#### 【 0 5 0 9 】

##### [ 5 - 7 - 1 . 表ユニット ]

遊技盤 4 における表ユニット 2 0 0 0 は、遊技領域 1 1 0 0 内の左右方向略中央下部で

50

アウト口 1 1 5 1 の上側に配置され遊技パネル 1 1 5 0 の前面に支持されるアタッカユニット 2 1 0 0 と、アタッカユニット 2 1 0 0 の左側で遊技領域 1 1 0 0 の外周に沿って配置され遊技パネル 1 1 5 0 の前面に支持されるサイド入賞口部材 2 2 0 0 と、遊技領域 1 1 0 0 の略中央部分に配置され遊技パネル 1 1 5 0 に支持される枠状のセンター役物 2 3 0 0 と、を備えている。

#### 【 0 5 1 0 】

この表ユニット 2 0 0 0 は、遊技パネル 1 1 5 0 における遊技領域 1 1 0 0 と対応した位置に形成された開口部 1 1 5 8 に対して、前側から挿入された上で、遊技パネル 1 1 5 0 の前面に取付けられるようになっており、遊技パネル 1 1 5 0 よりも前側へ突出した部分は、遊技領域 1 1 0 0 内に位置するようになっている。これにより、表ユニット 2 0 0 0 は、遊技領域 1 1 0 0 内へ打ち込まれた遊技球と適宜位置で当接するようになっており、遊技パネル 1 1 5 0 の前面に植設された障害釘と共に、遊技球の動きに対して変化を付与することができるようになっているものである。また、表ユニット 2 0 0 0 は、遊技領域 1 1 0 0 内を装飾することができるようになっている。

10

#### 【 0 5 1 1 】

##### [ 5 - 7 - 1 a . アタッカユニット ]

遊技盤 4 の表ユニット 2 0 0 0 におけるアタッカユニット 2 1 0 0 は、遊技領域 1 1 0 0 内へ打ち込まれた遊技球が受入可能とされた複数の受入口（入賞口）を有しており、具体的には、左右方向の略中央に配置された上始動口 2 1 0 1 と、上始動口 2 1 0 1 の下側に配置された下始動口 2 1 0 2 と、下始動口 2 1 0 2 の下側に配置され上始動口 2 1 0 1 や下始動口 2 1 0 2 よりも左右方向へ大きく延びた矩形状の大入賞口 2 1 0 3 と、大入賞口 2 1 0 3 の左右両側やや上寄りに配置された一般入賞口 2 1 0 4 と、を備えている。これら上始動口 2 1 0 1、下始動口 2 1 0 2、大入賞口 2 1 0 3、及び一般入賞口 2 1 0 4 に受入れられた遊技球は、遊技パネル 1 1 5 0 の前面側から後面側へ誘導されるようになっている。

20

#### 【 0 5 1 2 】

このアタッカユニット 2 1 0 0 の上始動口 2 1 0 1 は、上側が開放されており遊技球が常時受入（入賞）可能となっている。一方、上始動口 2 1 0 1 の下側に配置された下始動口 2 1 0 2 は、上始動口 2 1 0 1 との間に始動口ソレノイド 2 1 0 5（図 9 7 を参照）により拡開可能な一对の可動片 2 1 0 6 が配置されており、一对の可動片 2 1 0 6 が略垂直に立上った状態では上始動口 2 1 0 1 と一对の可動片 2 1 0 6 とによって下始動口 2 1 0 2 へ遊技球が受入不能となるのに対して、一对の可動片 2 1 0 6 が左右方向へ拡開した状態では下始動口 2 1 0 2 へ遊技球が受入可能となるようになっている。つまり、一对の可動片 2 1 0 6 により下始動口 2 1 0 2 が可変入賞口となっている。なお、一对の可動片 2 1 0 6 は、後述するセンター役物 2 3 0 0 におけるゲート部 2 3 5 0 のゲートスイッチ 2 3 5 2 による遊技球の通過の検出に基づいて始動口ソレノイド 2 1 0 5 の駆動により開閉されるようになっている。

30

#### 【 0 5 1 3 】

また、アタッカユニット 2 1 0 0 の大入賞口 2 1 0 3 は、その開口を閉鎖可能な横長矩形状の開閉部材 2 1 0 7 によって開閉可能とされている。この開閉部材 2 1 0 7 は、下辺が回動可能に軸支されており、略垂直な状態では大入賞口 2 1 0 3 を閉鎖して遊技球を受入不能とすることができると共に、上辺が前側へ移動するように回動すると大入賞口 2 1 0 3 を開放して遊技球を受入可能とすることができるようになっている。この開閉部材 2 1 0 7 は、通常の遊技状態では大入賞口 2 1 0 3 を閉鎖した状態となっており、上始動口 2 1 0 1 や下始動口 2 1 0 2 へ遊技球が受入れられる（始動入賞する）ことで抽選される特別抽選結果に応じて（特別抽選結果が「大当り」又は「小当り」の時に）アタッカソレノイド 2 1 0 8（図 9 7 を参照）の駆動により開閉するようになっている。

40

#### 【 0 5 1 4 】

更に、アタッカユニット 2 1 0 0 の一般入賞口 2 1 0 4 は、図示するように、上向きに開放されており、遊技球が常時受入（入賞）可能となっている。

50



## 【 0 5 1 5 】

また、アタッカユニット 2 1 0 0 は、詳細な図示は省略するが、下始動口 2 1 0 2 へ受入れられた遊技球を検出する下始動口スイッチ 2 1 0 9 と、大入賞口 2 1 0 3 へ受入れられた遊技球を検出するカウントスイッチ 2 1 1 0 と、を更に備えており、下始動口スイッチ 2 1 0 9 やカウントスイッチ 2 1 1 0 により検出された遊技球は、基板ホルダ 1 1 6 0 の底壁部上に排出されるようになっている。なお、上始動口 2 1 0 1 へ受入れられた遊技球を検出する上始動口スイッチ 3 0 2 2 と、一般入賞口 2 1 0 4 へ受入れられた遊技球を検出する一般入賞口スイッチ 3 0 2 0 は、後述する裏ユニット 3 0 0 0 に備えられている。

## 【 0 5 1 6 】

## [ 5 - 7 - 1 b . サイド入賞口部材 ]

遊技盤 4 における表ユニット 2 0 0 0 のサイド入賞口部材 2 2 0 0 は、遊技パネル 1 1 5 0 における左右方向中央から左寄りの下部で、アタッカユニット 2 1 0 0 が挿入固定される開口部 1 1 5 8 よりも左側に形成された開口部 1 1 5 8 に対して、前側から挿入された上で、遊技パネル 1 1 5 0 の前面に固定されるものであり、アタッカユニット 2 1 0 0 における正面視左側の一般入賞口 2 1 0 4 と並ぶように遊技領域 1 1 0 0 の外周に沿って互いに背向するようにされた 2 つの一般入賞口 2 2 0 1 を備えている。これら 2 つの一般入賞口 2 2 0 1 は、上方に開放され遊技球が常時受入（入賞）可能となっており、一般入賞口 2 2 0 1 へ受入れられた遊技球は、遊技パネル 1 1 5 0 の前面側から後面側へ誘導された後に、後述する裏ユニット 3 0 0 0 に備えられた一般入賞口スイッチ 3 0 2 0 によって検出されるようになっている。

## 【 0 5 1 7 】

また、サイド入賞口部材 2 2 0 0 には、その左上端部に左側の端部が遊技領域 1 1 0 0 の外周と略接するような位置に配置され、右側の端部へ向うに従って低くなるように傾斜した第一棚部 2 2 0 2 と、第一棚部 2 2 0 2 とは 2 つの一般入賞口 2 2 0 1 を挟んで反対側且つ下側に配置され遊技領域 1 1 0 0 の左右方向中央側（アタッカユニット 2 1 0 0 の下始動口 2 1 0 2 や大入賞口 2 1 0 3 側）へ向かって低くなる第二棚部 2 2 0 3 と、を備えており、第一棚部 2 2 0 2 によって遊技領域 1 1 0 0 の外周に沿って流下してきた遊技球を遊技領域 1 1 0 0 の中央側へ寄せることができるようになっている。

## 【 0 5 1 8 】

なお、2 つの一般入賞口 2 2 0 1 は、第一棚部 2 2 0 2 の右側の端部よりも右側へ配置されており、第一棚部 2 2 0 2 により遊技球が遊技領域 1 1 0 0 の中央側へ寄せられても、一般入賞口 2 2 0 1 へ入賞する可能性があるようになっている。また、2 つの一般入賞口 2 2 0 1 の間の上側にも、遊技領域 1 1 0 0 の中央側へ向って低くなるように傾斜した第三棚部 2 2 0 4 が備えられている。

## 【 0 5 1 9 】

このサイド入賞口部材 2 2 0 0 は、全体的に透光性を有するように形成されており、詳細な図示は省略するが、第二棚部 2 2 0 3 の後側にサイド入賞口装飾基板が備えられていると共に、サイド入賞口部材 2 2 0 0 の後側に後述する裏ユニット 3 0 0 0 におけるサイドランプ装飾基板 3 0 1 4 が配置されるようになっており、これらサイド入賞口装飾基板及びサイドランプ装飾基板 3 0 1 4 によってサイド入賞口部材 2 2 0 0 が発光装飾可能とされている。

## 【 0 5 2 0 】

## [ 5 - 7 - 1 c . センター役物 ]

また、遊技盤 4 における表ユニット 2 0 0 0 のセンター役物 2 3 0 0 は、遊技パネル 1 1 5 0 の略中央を貫通するように大きく形成された開口部 1 1 5 8 に対して、前側から挿入された上で、遊技パネル 1 1 5 0 の前面に固定されるものであり、図示するように、遊技領域 1 1 0 0 の大半を占める大きさで枠状に形成され、正面視右側の外周面は遊技領域 1 1 0 0 の外周との間で遊技球の外径よりも若干大きい隙間が形成されるように円弧状に形成されていると共に、左側の外周面は遊技領域 1 1 0 0 の外周との間で所定幅の領域が

形成されるように垂下した略直線上に形成されている。

【0521】

このセンター役物2300は、遊技パネル1150の前面に位置する前壁部の上側の外周面における左右方向中央のやや右寄りの位置から左側に、左方向へ向うに従って低くなるように傾斜した上棚部2301を備えており、遊技領域1100内の上部へ打ち込まれた遊技球が、上棚部2301へ流下するとセンター役物2300の左側を流下するようになっていると共に、上棚部2301よりも右側へ流下（進入）した遊技球はセンター役物2300の右側を流下して一気に遊技領域1100の下部へ流下するようになっている。つまり、センター役物2300における上棚部2301よりも右側へ遊技球が進入するように遊技球を打ち込むと、遊技球の流下を楽しむ機会が少なくなるようになっているので、遊技球の打込強さを適宜調整させることができ、緊張感を維持させて漫然とした遊技となるのを抑制することができるようになっている。

10

【0522】

また、センター役物2300は、遊技パネル1150の前側に位置する前壁部の左側の外周面に遊技領域1100を流下する遊技球が進入可能とされたワープ入口2302と、ワープ入口2302に進入した遊技球を枠内へ放出するワープ出口（図示は省略）と、ワープ出口から放出された遊技球を左右方向へ転動させた後にアタッカユニット2100の上側の遊技領域1100内へ放出させセンター役物2300における枠内の下辺上面に形成されたステージ2310と、を主に備えている。

【0523】

このセンター役物2300におけるステージ2310は、詳細な図示は省略するが、ワープ出口から放出された遊技球が供給される第一ステージと、第一ステージの前側に配置され第一ステージから遊技球が供給されると共に遊技領域1100内へ遊技球を放出可能とされた第二ステージと、を備えている。このステージ2310は、左右方向の略中央が低くなるような湾曲面状に形成されている。また、第一ステージの左右方向略中央の後側には、遊技球が進入可能なチャンス入口2313が形成されており、チャンス入口2313へ進入した遊技球はセンター役物2300における最下端前面のチャンス出口2314から遊技領域1100内へ放出されるようになっている。このチャンス出口2314は、図示するように、アタッカユニット2100における上始動口2101の直上に配置されており、チャンス出口2314から放出された遊技球は、高い確率で上始動口2101へ受入れられる（入賞する）ようになっている。

20

30

【0524】

なお、センター役物2300におけるステージ2310は、透明な部材で形成されており、このステージ2310を通して、裏ユニット3000におけるステージ2310よりも下側に配置された装飾体が遊技者側から視認できるようになっている。

【0525】

また、センター役物2300には、遊技パネル1150の前側に位置する前壁部の左側の外周面でワープ入口2302よりも上側に、内レール1112と略接するように左方向へ延出する透明なアーチ部2315を更に備えている。このアーチ部2315は、前壁部の略前端から薄板状の伸びだしており、アーチ部2315と遊技パネル1150の前面との間に遊技球が通過可能な空間を形成している。これにより、遊技領域1100の上部に打ち込まれて上棚部2301によってセンター役物2300の左側へ誘導された遊技球が、アーチ部2315の後側を流下して下流側へ流下するようになっている。

40

【0526】

更に、センター役物2300には、遊技パネル1150の前側に位置する前壁部の左側の外周面でアーチ部2315付近に遊技球の通過を検出するゲート部2350を備えている。このゲート部2350は、前壁部の左側の外周面でアーチ部2315の上側に配置され遊技領域1100を流下する遊技球が進入可能とされたゲート入口と、ゲート入口に進入した遊技球を検出するゲートスイッチ2352と、ゲートスイッチ2352で検出された遊技球を前壁部の外周面から遊技領域1100へ放出するゲート出口とを備えている。

50

なお、本実施形態では、詳細な図示は省略するが、ゲート部 2 3 5 0 のゲート出口が、アーチ部 2 3 1 5 と同じ高さの位置に形成されており、ゲートスイッチ 2 3 5 2 で検出された遊技球が、アーチ部 2 3 1 5 をあたかも潜ったかのように見えるようになっている。

#### 【 0 5 2 7 】

##### [ 5 - 7 - 2 . パネルレンズ部材 ]

パチンコ遊技機 1 における遊技盤 4 のパネルレンズ部材 2 5 0 0 は、遊技パネル 1 1 5 0 における遊技領域 1 1 0 0 内でセンター役物 2 3 0 0 が挿入される開口部 1 1 5 8 よりも外側の位置に円形や×形状で前後方向へ貫通するように形成された複数の発光装飾孔を発光装飾させるものである。このパネルレンズ部材 2 5 0 0 は、センター役物 2 3 0 0 の外周で左上側に形成された複数の発光装飾孔と対応した透明な上パネルレンズ 2 5 1 0 と、上パネルレンズ 2 5 1 0 の後側に配置され表面に複数の LED が実装された上パネルレンズ基板と、センター役物 2 3 0 0 の外周で左下側に形成された複数の発光装飾孔と対応した透明な下パネルレンズ 2 5 2 0 と、下パネルレンズ 2 5 2 0 の後側に配置され表面に複数の LED が実装された下パネルレンズ基板とを備えている。

#### 【 0 5 2 8 】

このパネルレンズ部材 2 5 0 0 における上パネルレンズ 2 5 1 0 及び下パネルレンズ 2 5 2 0 は、板状のレンズベース部から前方へ突出し、挿入される発光装飾孔の形状と略同形状とされた複数の棒状の挿入導光部を備えている。この挿入導光部 2 5 0 2 を遊技パネル 1 1 5 0 の発光装飾孔へ後側から挿入した状態では、その先端が遊技パネル 1 1 5 0 の前面と略一致するように形成されており、遊技パネル 1 1 5 0 の前面を流下する遊技球に対して可及的に影響を及ぼさないようになっている。

#### 【 0 5 2 9 】

パネルレンズ部材 2 5 0 0 は、上パネルレンズ基板及び下パネルレンズ基板の LED を適宜発光させることで、ベニア合板等の不透明な遊技パネル 1 1 5 0 を用いても遊技球が流下する領域を発光装飾させることができ、これまでにない遊技パネル 1 1 5 0 の装飾を遊技者に見せることができると共に、パチンコ遊技機 1 を目立たせて他のパチンコ遊技機との差別化を計ることができるようになっている。

#### 【 0 5 3 0 】

##### [ 5 - 7 - 3 . 裏ユニット ]

本実施形態の遊技盤 4 における裏ユニット 3 0 0 0 は、遊技パネル 1 1 5 0 の後面に取付固定されており、図示するように、遊技パネル 1 1 5 0 から所定距離後側へ離れた位置に液晶表示装置 1 9 0 0 を支持する裏箱 3 0 0 1 と、裏箱 3 0 0 1 内で液晶表示装置 1 9 0 0 の上側に配置される上部ユニット 3 0 0 2 と、裏箱 3 0 0 1 内で液晶表示装置 1 9 0 0 の右側に配置されるキャラクタユニット 3 4 0 0 と、裏箱 3 0 0 1 内で液晶表示装置 1 9 0 0 の左側に配置される歯車装飾体ユニット 3 5 0 0 と、を主に備えている。

#### 【 0 5 3 1 】

また、裏ユニット 3 0 0 0 は、裏箱 3 0 0 1 の左下前端付近で遊技パネル 1 1 5 0 の前面に取付けられた表ユニット 2 0 0 0 におけるサイド入賞口部材 2 2 0 0 と対応する位置に配置され、表面に複数の LED が実装されたサイドランプ装飾基板 3 0 1 4 と、裏箱 3 0 0 1 の下部前端に取付けられ、サイド入賞口部材 2 2 0 0 の一般入賞口 2 2 0 1 へ受入れられた遊技球と、アタッカユニット 2 1 0 0 における左側の一般入賞口 2 1 0 4 へ受入れられた遊技球とを下方へ誘導する左誘導部材 3 0 1 6 と、左誘導部材 3 0 1 6 の右側に配置され、アタッカユニット 2 1 0 0 の上始動口 2 1 0 1 及び右側の一般入賞口 2 1 0 4 へ受入れられた遊技球を下方へ誘導する右誘導部材 3 0 1 8 と、を主に備えている。

#### 【 0 5 3 2 】

更に、裏ユニット 3 0 0 0 は、詳細な図示は省略するが、裏箱 3 0 0 1 の後側下部に配置されランプ駆動基板 4 1 7 0 ( 図 9 9 を参照 ) を収容した横長矩形状のランプ駆動基板ボックスと、裏箱 3 0 0 1 の後側に固定されランプ駆動基板ボックスの背面視で左側に配置されたパネル中継端子板 4 1 6 1 ( 図 9 7 を参照 ) と、裏箱 3 0 0 1 の後側上部に配置された横長矩形状の上部抵抗基板と、裏箱 3 0 0 1 の後側に取付けられ液晶表示装置 1 9

10

20

30

40

50

00を脱着可能に保持するロック部材と、を更に備えている。

【0533】

この裏ユニット3000は、本実施形態では、表ユニット2000におけるセンター役物2300の枠内を通して遊技者側から視認することができるようになっており、所定の形状に造形された各ユニット3100、3400、3500等によってパチンコ遊技機1のコンセプトを特徴付けることができるようになっている。また、裏ユニット3000は、遊技状態に応じて各ユニット3100、3400、3500が、それぞれ独立、或いは、連係しながら可動するようになっており、その可動により遊技者に対して、遊技状態の変化やチャンスの到来等を示唆することができ、遊技者を楽しませることができるようになっている。

10

【0534】

[5-7-3a.裏箱]

裏ユニット3000における裏箱3001は、前側が開放された箱状に形成され、前端に外方へ突出するフランジ状の固定部3001aが複数備えられており、この固定部3001aを介して遊技パネル1150の後側に固定されるようになっている。また、裏箱3001は、後壁の略中央に矩形状の開口が形成されており、この開口を通して後側に支持される液晶表示装置1900が遊技者側から視認できるようになっている。更に、裏箱3001は、各ユニット3100、3400、3500や、各基板3014等を取付固定するための取付部が適宜位置に形成されている。

20

【0535】

また裏箱3001は、図示は省略するが、背面視で開口の右側に、液晶表示装置1900の左右両辺から外方へ突出する一方(背面視で右辺)の固定片1902を挿入係止する液晶支持部を備えていると共に、開口の背面視で左側にロック部材が取付けられており、ロック部材により液晶表示装置1900の他方(背面視で左辺)の固定片1902を支持することで、液晶表示装置1900が裏箱3001の後側に脱着可能に取付けられるようになっている。

【0536】

[5-7-3b.誘導部材]

裏ユニット3000における左誘導部材3016は、サイド入賞口部材2200の一般入賞口2201と、アタッカユニット2100の左側の一般入賞口2104へ受入れられた遊技球を、それぞれ異なる流路を通して下方へ誘導排出するようになっており、それぞれの流路に遊技球の通過を検出する一般入賞口スイッチ3020が備えられている。一方、右誘導部材3018は、アタッカユニット2100の上始動口2101と右側の一般入賞口2104へ受入れられた遊技球を下端付近まではそれぞれ異なる流路を通して下方へ誘導排出されるようになっており、上始動口2101と対応した流路には上始動口スイッチ3022が、右側の一般入賞口2104と対応した流路には一般入賞口スイッチ3020が備えられている。また、右誘導部材3018には、磁気を検出可能な磁気検出スイッチ3024が備えられている。

30

【0537】

これら左誘導部材3016及び右誘導部材3018によって下方へ誘導された遊技球は、基板ホルダ1160の底壁部上に排出され、基板ホルダ1160のアウト球排出部1161から遊技盤4の下方へ排出されるようになっている。

40

【0538】

[5-7-3c.上部ユニット]

裏ユニット3000における上部ユニット3100は、全体的に横長に形成され、裏箱3001内で液晶表示装置1900が臨む開口の上側に取付け固定されるものである。この上部ユニット3100は、左右方向の略中央で前面に配置され正面視で円形状の回転装飾体ユニット3200と、回転装飾体ユニット3200の後側に配置され回転装飾体ユニット3200を昇降させる昇降機構3250と、昇降機構3250の後側で左右方向の略中央に配置された揺動装飾体ユニット3300と、揺動装飾体ユニット3300の左右両

50

側に配置された可動天井ユニット 3 3 5 0 と、を主に備えている。

【 0 5 3 9 】

この上部ユニット 3 1 0 0 の回転装飾体ユニット 3 2 0 0 は、昇降機構 3 2 5 0 によって、液晶表示装置 1 9 0 0 の上部に位置する上昇位置と、液晶表示装置 1 9 0 0 の略中央に位置する下降位置との間で上下方向へ移動することができるようになっている。この回転装飾体ユニット 3 2 0 0 は、前面に配置された手裏剣状に形成された回転装飾体が回転するようになっており、回転することでその遠心力により回転装飾体の回転半径が拡張するようになっている。

【 0 5 4 0 】

この回転装飾体ユニット 3 2 0 0 は、端に回転装飾体が回転するだけでなく、半径方向外側へ突出するようになっているので、回転装飾体全体の回転半径が拡張して見た目を大きく変化させることができるようになっており、遊技者に強いインパクトを与えることができ、遊技者を楽しませて遊技に対する興味が低下するのを抑制することができると共に、遊技者の関心を強く引付けることができ、他のパチンコ遊技機に対して大きく差別化して遊技するパチンコ遊技機としてパチンコ遊技機 1 を選択させ易くすることができるようになっている。

10

【 0 5 4 1 】

また、上部ユニット 3 1 0 0 の揺動装飾体ユニット 3 3 0 0 は、上昇位置に位置した回転装飾体ユニット 3 2 0 0 に隣接するようにその後側の左右に配置された揺動装飾体を備えており、遊技状態に応じて左右の揺動装飾体を一斉に左右方向へ揺動させることができるようになっている。更に、上部ユニット 3 1 0 0 の可動天井ユニット 3 3 5 0 は、上部ユニット 3 1 0 0 の左右両端に水平方向へ延びるような板状の天井装飾体を備えている。この天井装飾体は、前端側を中心として左右方向へ延びた軸周りに回動可能に形成されており、遊技状態に応じて、天井装飾体の後端側が下降する方向へ回動するようになっている。

20

【 0 5 4 2 】

[ 5 - 7 - 3 d . キャラクタユニット ]

裏ユニット 3 0 0 0 におけるキャラクタユニット 3 4 0 0 は、図示するように、忍者を模式化すると共に立体的に造形したキャラクタ体を備えており、遊技状態に応じて、キャラクタ体が右端の位置から、中央側へ寄った位置へ左右方向に移動することができるようになっている。また、キャラクタユニット 3 4 0 0 のキャラクタ体は、左右方向へ移動する際に、その移動と共に上下方向へ延びた軸周りに所定角度回動するようになっている。

30

【 0 5 4 3 】

また、キャラクタユニット 3 4 0 0 のキャラクタ体は、頭部が左右方向へ伸びた軸周りに往復回動することができるようになっており、右腕が上下方向へ伸びた軸周りに往復回動することができるようになっている。これにより、頭部を往復回動させることで、あたかもキャラクタが頷いているような動作をさせることができるようになっている。また、右腕を水平方向へ往復回動させることで、あたかもキャラクタが手裏剣を投げているような動作をさせることができるようになっている。

40

【 0 5 4 4 】

[ 5 - 7 - 3 e . 歯車装飾体ユニット ]

裏ユニット 3 0 0 0 における歯車装飾体ユニット 3 5 0 0 は、左右方向へ延びた軸周りに回転可能とされ上下方向に複数配置された歯車状の歯車装飾体を備えており、遊技状態に応じて、各歯車装飾体が一斉に回転するようになっている。

【 0 5 4 5 】

[ 5 - 7 - 4 . 液晶表示装置 ]

遊技盤 4 における液晶表示装置 1 9 0 0 は、裏ユニット 3 0 0 0 における裏箱 3 0 0 1 の後面に脱着可能に取付けられるようになっており、遊技状態に応じて所定の演出画像を表示することができるようになっている。この液晶表示装置 1 9 0 0 は、左右両側から外方へ突出した固定片 1 9 0 2 を備えており、この固定片 1 9 0 2 を介して裏箱 3 0 0 1 に

50

取付けられるようになっている。

【 0 5 4 6 】

また、液晶表示装置 1 9 0 0 は、詳細な図示は省略するが、その後側に周辺制御基板 4 1 4 0 を収容した周辺基板ボックスを備えている。

【 0 5 4 7 】

[ 5 - 8 . 大当りの種類 ]

次に、上述した遊技盤 4 の遊技仕様として大当りの種類について簡単に説明する。本実施形態における大当りには、大当り 1 の 1 5 R 確変大当り、大当り 2 の 1 5 R 非確変大当り ( 1 5 R 通常大当り )、大当り 3 の 8 R 確変大当り、大当り 4 の 8 R 非確変大当り ( 8 R 通常大当り )、大当り 5 の 8 R 潜伏確変大当り、大当り 6 特定 6 の 2 R 確変大当り、大当り 7 の 2 R 非確変大当り ( 2 R 通常大当り )、及び大当り 8 の 2 R 潜伏確変大当りがある。なお、これらの大当り 1 ~ 大当り 8 は、後述する主制御側タイマ割り込み処理において、主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a が大当り図柄乱数を更新するカウンタの値を取り出して確変当り判定値と一致するか否かを判定することにより確変当り判定値と対応するものが特定されて選択されるようになっている。

【 0 5 4 8 】

大当り 1 の 1 5 R 確変大当りは、1 5 ラウンドの大当り遊技状態であり、この 1 5 R の大当り遊技状態が終了してから再び大当りとなるまでの期間は、大当りする確率を通常時 ( 低確率 ) にくらべて高く設定された高確率 ( 確変時 ) の状態に制御される。

【 0 5 4 9 】

大当り 2 の 1 5 R 非確変大当り ( 1 5 R 通常大当り ) は、1 5 ラウンドの大当り遊技状態であり、この 1 5 R 大当り遊技状態の終了してから再び大当りとなるまでの期間は、大当りする確率を高確率 ( 確変時 ) にくらべて低く設定された通常時 ( 低確率 ) の状態に制御される。

【 0 5 5 0 】

大当り 3 の 8 R 確変大当りは、8 ラウンドの大当り遊技状態であり、この 8 R の大当り遊技状態が終了してから再び大当りとなるまでの期間は、大当りする確率を通常時 ( 低確率 ) にくらべて高く設定された高確率 ( 確変時 ) の状態に制御される。

【 0 5 5 1 】

大当り 4 の 8 R 非確変大当り ( 8 R 通常大当り ) は、8 ラウンドの大当り遊技状態であり、この 8 R 大当り遊技状態の終了してから再び大当りとなるまでの期間は、大当りする確率を高確率 ( 確変時 ) にくらべて低く設定された通常時 ( 低確率 ) の状態に制御される。

【 0 5 5 2 】

大当り 5 の 8 R 潜伏確変大当りは、8 ラウンドの大当り遊技状態であり、この 8 R 大当り遊技状態の終了してから再び大当りとなるまでの期間は、大当りする確率を通常時 ( 低確率 ) にくらべて高く設定された高確率 ( 確変時 ) の状態に制御されるものの、液晶表示装置 1 9 0 0 の表示領域において繰り上げられる演出が高確率 ( 確変時 ) 状態であるか否かを判別困難とする遊技演出に制御される。

【 0 5 5 3 】

大当り 6 の 2 R 確変大当りは、2 ラウンドの大当り遊技状態であり、この 2 R の大当り遊技状態が終了してから再び大当りとなるまでの期間は、大当りする確率を通常時 ( 低確率 ) にくらべて高く設定された高確率 ( 確変時 ) の状態に制御される。

【 0 5 5 4 】

大当り 7 の 2 R 非確変大当り ( 2 R 通常大当り ) は、2 ラウンドの大当り遊技状態であり、この 2 R 大当り遊技状態の終了してから再び大当りとなるまでの期間は、大当りする確率を高確率 ( 確変時 ) にくらべて低く設定された通常時 ( 低確率 ) の状態に制御される。

【 0 5 5 5 】

大当り 8 の 2 R 潜伏確変大当りは、2 ラウンドの大当り遊技状態であり、この 2 R 大当

10

20

30

40

50

り遊技状態の終了してから再び大当たりとなるまでの期間は、大当たりする確率を通常時（低確率）にくらべて高く設定された高確率（確変時）の状態に制御されるものの、液晶表示装置 1900 の表示領域において繰り上げられる演出が高確率（確変時）状態であるか否かを判別困難とする遊技演出に制御される。

#### 【0556】

##### [ 6 . 主制御基板、払出制御基板及び周辺制御基板 ]

次に、パチンコ遊技機 1 の各種制御を行う制御基板について、図 97 ~ 図 101 を参照して説明する。図 97 は主制御基板、払出制御基板及び周辺制御基板のブロック図であり、図 98 は図 97 のつづきを示すブロック図であり、図 99 は主基板を構成する払出制御基板と CR ユニット及び度数表示板との電気的な接続を中継する遊技球等貸出装置接続端子板に入出力される各種検出信号の概略図であり、図 100 は図 97 のつづきを示すブロック図であり、図 101 は周辺制御 MPU の概略を示すブロック図である。

10

#### 【0557】

パチンコ遊技機 1 の制御構成は、図 97 に示すように、主制御基板 4100、払出制御基板 4110 及び周辺制御基板 4140 から主として構成されており、各種制御が分担されている。まず、主制御基板 4100 について説明し、続いて払出制御基板 4110、周辺制御基板 4140 について説明する。

#### 【0558】

##### [ 6 - 1 . 主制御基板 ]

遊技の進行を制御する主制御基板 4100 は、図 97 に示すように、各種制御プログラムや各種コマンドを記憶する ROM や一時的にデータを記憶する RAM 等が内蔵されるマイクロプロセッサである主制御 MPU 4100a と、入出力デバイス（I/O デバイス）としての主制御 I/O ポート 4100b と、各種検出スイッチからの検出信号が入力される主制御入力回路 4100c と、各種ソレノイドを駆動するための主制御ソレノイド駆動回路 4100d と、主制御 MPU 4100a に内蔵されている RAM（以下、「主制御内蔵 RAM」と記載する。）に記憶された情報を完全に消去するための RAM クリアスイッチ 4100e と、を備えている。主制御 MPU 4100a は、その内蔵された ROM（以下、「主制御内蔵 ROM」と記載する。）や主制御内蔵 RAM のほかに、その動作（システム）を監視するウォッチドックタイマや不正を防止するための機能等も内蔵されている。また、主制御 MPU 4100a は不揮発性の RAM が内蔵されており、この不揮発性の RAM には、主制御 MPU 4100a を製造したメーカーによって個体を識別するためのユニークな符号（世界で 1 つしか存在しない符号）が付された固有の ID コードが予め記憶されている。この一度付された ID コードは、不揮発性の RAM に記憶されるため、外部装置を用いても書き換えられない。主制御 MPU 4100a は、不揮発性の RAM から ID コードを取り出して参照することができる。

20

30

#### 【0559】

図 95 に示した、上始動口 2101 に入球した遊技球を検出する上始動口スイッチ 3022、下始動口 2102 に入球した遊技球を検出する下始動口スイッチ 2109、及び一般入賞口 2104 に入球した遊技球を検出する一般入賞口スイッチ 3020 からの検出信号は、まず主制御入力回路 4100c に入力され、主制御 I/O ポート 4100b を介して主制御 MPU 4100a に入力されている。また、図 95 に示した、ゲート部 2350 を通過した遊技球を検出するゲートスイッチ 2352、一般入賞口 2201 に入球した遊技球を検出する一般入賞口スイッチ 3020、大入賞口 2103 に入球した遊技球を検出するカウントスイッチ 2110、及び図 96 に示した裏ユニット 3000 に取付けられて磁石を用いた不正行為を検出する磁気検出スイッチ 3024 からの検出信号は、まず遊技盤 4 に取付けられたパネル中継端子板 4161 を介して主制御入力回路 4100c に入力され、主制御 I/O ポート 4100b を介して主制御 MPU 4100a に入力されている。

40

#### 【0560】

主制御 MPU 4100a は、これらの検出信号に基づいて、主制御 I/O ポート 410

50

0 b から主制御ソレノイド駆動回路 4 1 0 0 d に制御信号を出力することにより、パネル中継端子板 4 1 6 1 を介して始動口ソレノイド 2 1 0 5 及びアタッカソレノイド 2 1 0 8 に駆動信号を出力したり、主制御 I / O ポート 4 1 0 0 b からパネル中継端子板 4 1 6 1、そして機能表示基板 1 1 9 1 を介して上特別図柄表示器 1 1 8 5、下特別図柄表示器 1 1 8 6、上特別図柄記憶表示器 1 1 8 4、下特別図柄記憶表示器 1 1 8 7、普通図柄表示器 1 1 8 9、普通図柄記憶表示器 1 1 8 8、遊技状態表示器 1 1 8 3、ラウンド表示器 1 1 9 0 に駆動信号を出力したりする。

#### 【0561】

なお、本実施形態において、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、ゲートスイッチ 2 3 5 2、及びカウントスイッチ 2 1 1 0 には、非接触タイプの電磁式の近接スイッチを用いているのに対して、一般入賞口スイッチ 3 0 2 0、3 0 2 0 には、接触タイプの ON / OFF 動作式のメカニカルスイッチを用いている。これは、遊技球が上始動口 2 1 0 1 や下始動口 2 1 0 2 に頻繁に入球するし、ゲート部 2 3 5 0 を頻繁に通過するため、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びゲートスイッチ 2 3 5 2 による遊技球の検出も頻繁に発生する。このため、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びゲートスイッチ 2 3 5 2 には、寿命の長い近接スイッチを用いている。また、遊技者にとって有利となる大当たり遊技状態が発生すると、大入賞口 2 1 0 3 が開放されて遊技球が頻繁に入球するため、カウントスイッチ 2 1 1 0 による遊技球の検出も頻繁に発生する。このため、カウントスイッチ 2 1 1 0 にも、寿命の長い近接スイッチを用いている。これに対して、遊技球が頻繁に入球しない一般入賞口 2 1 0 4、2 2 0 1 には、一般入賞口スイッチ 3 0 2 0、3 0 2 0 による検出も頻繁に発生しない。このため、一般入賞口スイッチ 3 0 2 0、3 0 2 0 には、近接スイッチより寿命が短いメカニカルスイッチを用いている。

#### 【0562】

また、主制御 MPU 4 1 0 0 a は、遊技に関する各種情報（遊技情報）及び払い出しに関する各種コマンド等を払出制御基板 4 1 1 0 にシリアル方式で送信したり、この払出制御基板 4 1 1 0 からのパチンコ遊技機 1 の状態に関する各種コマンド等をシリアル方式で受信したりする。また、主制御 MPU 4 1 0 0 a は、遊技演出の制御に関する各種コマンド及びパチンコ遊技機 1 の状態に関する各種コマンドを周辺制御基板 4 1 4 0 に送信したりする。ここで、周辺制御基板 4 1 4 0 へ各種コマンドをシリアル方式で送信する主周シリアル送信ポートについて説明する。主制御 MPU 4 1 0 0 a は、主制御 CPU コア 4 1 0 0 a a を中心として構成されており、主制御内蔵 RAM のほかに、主制御各種シリアル I / O ポートの 1 つである主周シリアル送信ポート 4 1 0 0 a e 等がバス 4 1 0 0 a h を介して回路接続されている（図 1 0 5 を参照）。主周シリアル送信ポート 4 1 0 0 a e は、周辺制御基板 4 1 4 0 へ各種コマンドを主周シリアルデータとして送信するものであり、送信シフトレジスタ 4 1 0 0 a e a、送信バッファレジスタ 4 1 0 0 a e b、シリアル管理部 4 1 0 0 a e c 等を主として構成されている（図 1 0 5 を参照）。主制御 CPU コア 4 1 0 0 a a は、コマンドを送信バッファレジスタ 4 1 0 0 a e b にセットすると、送信開始信号をシリアル管理部 4 1 0 0 a e c に出力すると、このシリアル管理部 4 1 0 0 a e c が送信バッファレジスタ 4 1 0 0 a e b にセットされたコマンドを送信バッファレジスタ 4 1 0 0 a e b から送信シフトレジスタ 4 1 0 0 a e a に転送して主周シリアルデータとして周辺制御基板 4 1 4 0 に送信開始する。本実施形態では、送信バッファレジスタ 4 1 0 0 a e b の記憶容量として 3 2 バイトを有している。主制御 CPU コア 4 1 0 0 a a は、送信バッファレジスタ 4 1 0 0 a e b に複数のコマンドをセットした後にシリアル管理部 4 1 0 0 a e c に送信開始信号を出力することによって複数のコマンドを連続的に周辺制御基板 4 1 4 0 に送信している。

#### 【0563】

なお、主制御基板 4 1 0 0 に各種電圧を供給する電源基板 8 5 1 は、電源遮断時にでも所定時間、主制御基板 4 1 0 0 に電力を供給するためのバックアップ電源としての電気二重層キャパシタ（以下、単に「キャパシタ」と記載する。）B C 0（図 1 0 2 参照）を備

10

20

30

40

50



えている。このキャパシタBC0により主制御MPU4100aは、電源遮断時にでも電源断時処理において各種情報を主制御内蔵RAMに記憶することができるようになっている。この記憶した各種情報は、電源投入時に主制御基板4100のRAMクリアスイッチ4100eが操作されると、主制御内蔵RAMから完全に消去（クリア）されるようになっている。このRAMクリアスイッチ4100eの操作信号（検出信号）は、払出制御基板4110にも出力されるようになっている。

#### 【0564】

##### [6-2. 払出制御基板]

遊技球の払い出し等を制御する払出制御基板4110は、図98に示すように、払い出しに関する各種制御を行う払出制御部4120と、発射ソレノイド654による発射制御を行うとともに、球送ソレノイド585による球送制御を行う発射制御部4130と、パチンコ遊技機1の状態を表示するエラーLED表示器860cと、エラーLED表示器860cに表示されているエラーを解除するためのエラー解除スイッチ860aと、図66に示した、賞球タンク720、タンクレール731、及び賞球装置740内の遊技球をパチンコ遊技機1の外部へ排出して球抜き動作を開始するための球抜きスイッチ860bと、を備えている。

10

#### 【0565】

##### [6-2-1. 払出制御部]

払い出しに関する各種制御を行う払出制御部4120は、図98に示すように、各種制御プログラムや各種コマンドを記憶するROMや一時的にデータを記憶するRAM等が内蔵されるマイクロプロセッサである払出制御MPU4120aと、I/Oデバイスとしての払出制御I/Oポート4120bと、払出制御MPU4120aが正常に動作しているか否かを監視するための外部ウォッチドックタイマ4120c（以下、「外部WDT4120c」と記載する。）と、賞球装置740の払出モータ744に駆動信号を出力するための払出モータ駆動回路4120dと、払い出しに関する各種検出スイッチからの検出信号が入力される払出制御入力回路4120eと、CRユニット6との各種信号をやり取りするためのCRユニット入出力回路4120fと、を備えている。払出制御MPU4120aには、その内蔵されたROM（以下、「払出制御内蔵ROM」と記載する。）やRAM（以下、「払出制御内蔵RAM」と記載する。）のほかに、不正を防止するため機能等も内蔵されている。

20

30

#### 【0566】

払出制御MPU4120aは、主制御基板4100からの遊技に関する各種情報（遊技情報）及び払い出しに関する各種コマンドを払出制御I/Oポート4120bを介してシリアル方式で受信したり、主制御基板4100からのRAMクリアスイッチ4100eの操作信号（検出信号）が払出制御I/Oポート4120bを介して入力されたりする。

#### 【0567】

図70に示した、賞球装置740のベースユニット741に形成された供給通路741a内に遊技球の有無を検出する球切れスイッチ750、及びベースユニット741に形成された賞球通路741c内を流下する遊技球を検出する計数スイッチ751からの検出信号は、まず賞球装置740の賞球ケース内基板754を介して払出制御入力回路4120eに入力され、払出制御I/Oポート4120bを介して払出制御MPU4120aに入力されている。賞球装置740の回転検出盤749に形成された検出スリット749aを検出するための回転角スイッチ752からの検出信号は、まず賞球装置740の回転角スイッチ基板753、そして賞球ケース内基板754を介して払出制御入力回路4120eに入力され、払出制御I/Oポート4120bを介して払出制御MPU4120aに入力されている。

40

#### 【0568】

また、本体枠3に対する扉枠5の開放を検出する扉枠開放スイッチ618、及び外枠2に対する本体枠3の開放を検出する本体枠開放スイッチ619からの検出信号は、まず払出制御入力回路4120eに入力され、払出制御I/Oポート4120bを介して払出制

50

御 M P U 4 1 2 0 a に入力されている。

【 0 5 6 9 】

また、図 4 8 に示したファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンであるか否かを検出する満タンスイッチ 5 5 0 からの検出信号は、まずハンドル中継端子板 1 9 2、そして主扉中継端子板 8 8 0 を介して払出制御入力回路 4 1 2 0 e に入力され、払出制御 I / O ポート 4 1 2 0 b を介して払出制御 M P U 4 1 2 0 a に入力されている。

【 0 5 7 0 】

払出制御 M P U 4 1 2 0 a は、払出モータ 7 4 4 を駆動するための駆動信号を、払出制御 I / O 4 1 2 0 b、そして賞球ケース内基板 7 5 4 を介して払出モータ 7 4 4 に出力したり、パチンコ遊技機 1 の状態をエラー L E D 表示器 8 6 0 c に表示するための信号を、払出制御 I / O ポート 4 1 2 0 b を介してエラー L E D 表示器 8 6 0 c に出力したり、パチンコ遊技機 1 の状態を示すためのコマンドを、払出制御 I / O ポート 4 1 2 0 b を介して主制御基板 4 1 0 0 にシリアル方式で送信したり、実際に払い出した遊技球の球数を払出制御 I / O ポート 4 1 2 0 b を介して外部端子板 7 8 4 に出力したりする。この外部端子板 7 8 4 は、遊技場（ホール）に設置されたホールコンピュータと電氣的に接続されている。このホールコンピュータは、パチンコ遊技機 1 が払い出した遊技球の球数やパチンコ遊技機 1 の遊技情報等を把握することにより遊技者の遊技を監視している。

【 0 5 7 1 】

エラー L E D 表示器 8 6 0 c は、セグメント表示器であり、英数字や図形等を表示してパチンコ遊技機 1 の状態を表示している。エラー L E D 表示器 8 6 0 c が表示して報知する内容としては、次のようなものがある。例えば、図形「 - 」が表示されているときには「正常」である旨を報知し、数字「 0 」が表示されているときには「接続異常」である旨（具体的には、主制御基板 4 1 0 0 と払出制御基板 4 1 1 0 との基板間の電氣的な接続に異常が生じている旨）を報知し、数字「 1 」が表示されているときには「球切れ」である旨（具体的には、球切れスイッチ 7 5 0 からの検出信号に基づいて賞球装置 7 4 0 のベースユニット 7 4 1 に形成された供給通路 7 4 1 a 内に遊技球がない旨）を報知し、数字「 2 」が表示されているときには「球がみ」である旨（具体的には、回転角スイッチ 7 5 2 からの検出信号に基づいて賞球装置 7 4 0 のベースユニット 7 4 1 に形成された供給通路 7 4 1 a と連通する振分空間 7 4 1 b の入り口において払出回転体 7 4 8 と遊技球とがその入り口近傍でかみ合って払出回転体 7 4 8 が回転困難となっている旨）を報知し、数字「 3 」が表示されているときには「計数スイッチエラー」である旨（具体的には、計数スイッチ 7 5 1 からの検出信号に基づいて計数スイッチ 7 5 1 に不具合が生じている旨）を報知し、数字「 5 」が表示されているときには「リトライエラー」である旨（具体的には、払い出し動作のリトライ回数が予め設定された上限値に達した旨）を報知し、数字「 6 」が表示されているときには「満タン」である旨（具体的には、満タンスイッチ 5 5 0 からの検出信号に基づいてファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンである旨）を報知し、数字「 7 」が表示されているときには「 C R 未接続」である旨（払出制御基板 4 1 1 0 から C R ユニット 6 までに亘るいずれかにおいて電氣的な接続が切断されている旨）を報知し、数字「 9 」が表示されているときには「ストック中」である旨（具体的には、まだ払い出していない遊技球の球数が予め定めた球数に達している旨）を報知している。

【 0 5 7 2 】

球貸スイッチ 3 6 5 a からの遊技球の球貸要求信号、及び返却スイッチ 3 6 5 b からのプリペイドカードの返却要求信号は、まず度数表示板 3 6 5、主扉中継端子板 8 8 0、そして遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に入力されるようになっている。 C R ユニット 6 は、球貸要求信号に従って貸し出す遊技球の球数を指定した信号を、遊技球等貸出装置接続端子板 8 6 9 を介して払出制御基板 4 1 1 0 にシリアル方式で送信し、この信号が C R ユニット入出力回路 4 1 2 0 f を介して払出制御 I / O ポート 4 1 2 0 b で受信されて払出制御 M P U 4 1 2 0 a に入力されるようになっている。また C

10

20

30

40

50

Rユニット6は、貸し出した遊技球の球数に応じて挿入されたプリペイドカードの残度を更新するとともに、その残度を残度数表示器365cに表示するための信号を、遊技球等貸出装置接続端子板869、主扉中継端子板880、そして度数表示板365に出力し、この信号が残度数表示器365cに入力されるようになっている。

#### 【0573】

##### [6-2-2. 発射制御部]

発射ソレノイド654による発射制御と、球送ソレノイド585による球送制御と、を行う発射制御部4130は、図98に示すように、発射に関する各種検出スイッチからの検出信号が入力される発射制御入力回路4130aと、定時間毎にクロック信号を出力する発信回路4130bと、このクロック信号に基づいて遊技球を遊技領域1100に向かって打ち出すための発射基準パルスを出力する発射タイミング制御回路4130cと、この発射基準パルスに基づいて発射ソレノイド654に駆動信号を出力する発射ソレノイド駆動回路4130dと、発射基準パルスに基づいて球送ソレノイド585に駆動信号を出力する球送ソレノイド駆動回路4130eと、を備えている。発射タイミング制御回路4130cは、発信回路4130bからのクロック信号に基づいて、1分当たり100個の遊技球が遊技領域1100に向かって打ち出されるよう発射基準パルスを生成して発射ソレノイド駆動回路4130dに出力するとともに、発射基準パルスを所定数倍した球送基準パルスを生成して球送ソレノイド駆動回路4130eに出力する。

10

#### 【0574】

回転ハンドル本体前506に手のひらや指が触れているか否かを検出するタッチスイッチ516、及び遊技者の意志によって遊技球の打ち出しを強制的に停止するか否かを検出する発射停止スイッチ518からの検出信号は、まずハンドル中継端子板192、そして主扉中継端子板880を介して発射制御入力回路4130aに入力され、発射タイミング制御回路4130cに入力されている。またCRユニット6と遊技球等貸出装置接続端子板869とが電氣的に接続されると、CR接続信号として発射制御入力回路4130aに入力され、発射タイミング制御回路4130cに入力されるようになっている。回転ハンドル本体前506の回転位置に応じて遊技球を遊技領域1100に向かって打ち出す強度を電氣的に調節するポテンショメータ512からの信号は、まずハンドル中継端子板192、そして主扉中継端子板880を介して発射ソレノイド駆動回路4130dに入力されている。

20

30

#### 【0575】

この発射ソレノイド駆動回路4130dは、ポテンショメータ512からの信号に基づいて、回転ハンドル本体前506の回転位置に見合う打ち出し強度で遊技球を遊技領域1100に向かって打ち出すための駆動電流を、発射基準パルスが入力されたことを契機として、発射ソレノイド654に出力するようになっている。これに対して、球送ソレノイド駆動回路4130eは、球送基準パルスが入力されたことを契機として、主扉中継端子板880、そしてハンドル中継端子板192を介して球送ソレノイド585に一定電流を出力することにより球送ユニット580の球送部材584が皿ユニット300の上皿301に貯留された遊技球を1球受け入れ、その球送基準パルスの入力終了したことを契機として、その一定電流の出力を停止することにより球送部材584が受け入れた遊技球を打球発射装置650側へ送るようになっている。このように、発射ソレノイド駆動回路4130dから発射ソレノイド654に出力される駆動電流は可変に制御されるのに対して、球送ソレノイド駆動回路4130eから球送ソレノイド585に出力される駆動電流は一定に制御されている。

40

#### 【0576】

なお、払出制御基板4110に各種電圧を供給する電源基板851は、電源遮断時にも所定時間、払出制御基板4110に電力を供給するためのバックアップ電源としてのキャパシタBC1(図102参照)を備えている。このキャパシタBC1により払出制御MPU4120aは、電源遮断時にも電源断時処理において各種情報を払出制御内蔵RAMに記憶することができるようになっている。この記憶した各種情報は、電源投入時に主

50

制御基板 4 1 0 0 の R A M クリアスイッチ 4 1 0 0 e が操作されると、払出制御内蔵 R A M から完全に消去（クリア）されるようになっている。

【 0 5 7 7 】

[ 6 - 2 - 3 . 遊技球等貸出装置接続端子板との各種信号のやり取り ]

ここで、払出制御部 4 1 2 0 と C R ユニット 6 とにおける各種信号のやり取り、及び C R ユニット 6 と度数表示板 3 6 5 とにおける各種信号のやり取りについて、図 9 9 に基づいて説明する。遊技球等貸出装置接続端子板 8 6 9 は、図 9 9 に示すように、C R ユニット 6 と払出制御基板 4 1 1 0 との基板間の電氣的な接続を中継するほかに、C R ユニット 6 と度数表示板 3 6 5 との基板間の電氣的な接続も中継している。払出制御基板 4 1 1 0 と遊技球等貸出装置接続端子板 8 6 9 との基板間、C R ユニット 6 と遊技球等貸出装置接続端子板 8 6 9 との基板間、及び度数表示板 3 6 5 と遊技球等貸出装置接続端子板 8 6 9 との基板間は、各配線（ハーネス）によって電氣的にそれぞれ接続されている。また、電源基板 8 5 1 からの後述する A C 2 4 V が遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に供給されている。C R ユニット 6 は、この供給された A C 2 4 V から所定電圧 V L（本実施形態では、直流 + 1 2 V（D C + 1 2 V、以下「+ 1 2 V」記載する。））を、内蔵する図示しない電圧作成回路によって作成し、グラウンド L G とともに、遊技球等貸出装置接続端子板 8 6 9 を介して、払出制御基板 4 1 1 0 及び度数表示板 3 6 5 に供給している。

10

【 0 5 7 8 】

度数表示板 3 6 5 は、その部品面に、図 1 7 に示した、貸球ユニット 3 6 0 の貸球ボタン 3 6 1 と対応する位置に押ボタンスイッチである球貸スイッチ 3 6 5 a が実装され、貸球ユニット 3 6 0 の返却ボタン 3 6 2 と対応する位置に押ボタンスイッチである返却スイッチ 3 6 5 b が実装され、貸球ユニット 3 6 0 の貸出残表示部 3 6 3 と対応する位置にセグメント表示器である残度数表示器 3 6 5 c が実装されている。

20

【 0 5 7 9 】

球貸スイッチ 3 6 5 a 及び返却スイッチ 3 6 5 b は、C R ユニット 6 からのグラウンド L G が遊技球等貸出装置接続端子板 8 6 9 を介して電氣的に接続されている。球貸スイッチ 3 6 5 a は、貸球ボタン 3 6 1 が押圧操作されると、スイッチが入り（O N し）、この球貸操作信号 T D S が遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に入力されるようになっている。返却スイッチ 3 6 5 b は、返却ボタン 3 6 2 が押圧操作されると、スイッチが入り（O N し）、この返却操作信号 R E S が遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に入力されるようになっている。

30

【 0 5 8 0 】

残度数表示器 3 6 5 c は、セグメント表示器が 3 個一列に並設されたものであり、これら 3 桁のセグメント表示器のうち 1 桁のセグメント表示器ずつ順次駆動する、いわゆるダイナミック点灯方式によって 3 桁のセグメント表示器が点灯制御されるようになっている。このような点灯制御によって、残度数表示器 3 6 5 c は、C R ユニット 6 に挿入されたプリペイドカードの残額を表示したり、C R ユニット 6 のエラーを表示したりする。残度数表示器 3 6 5 c は、3 桁のセグメント表示器のうち 1 桁のセグメント表示器を指定するためのデジット信号 D G 0 ~ D G 2（計 3 本の信号）と、この指定した 1 桁のセグメント表示器を点灯させて表示させる内容を指定するためのセグメント駆動信号 S E G - A ~ S E G - G（計 7 本の信号）と、が C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して入力されると、この入力された、デジット信号 D G 0 ~ D G 2 及びセグメント駆動信号 S E G - A ~ S E G - G に従って 1 桁のセグメント表示器が順次発光され、これらの 3 桁のセグメント表示器の発光による内容が貸出残表示部 3 6 3 を通して視認することができるようになっている。なお、残度数表示器 3 6 5 c に隣接して C R ユニットランプ 3 6 5 d が度数表示板 3 6 5 に実装されている。この C R ユニットランプ 3 6 5 d は、C R ユニット 6 からの所定電圧 V L が遊技球等貸出装置接続端子板 8 6 9 を介して入力されている。所定電圧 V L は、C R ユニットランプ 3 6 5 d を介して遊技球等貸出装置接続端子板 8 6 9 に実装された電流制限抵抗を通過して球貸可能信号 T D L として C R ユニット 6

40

50

に入力されている。C Rユニット6は、内蔵する電圧作成回路で電源基板851から供給されたA C 24 Vから所定電圧V Lを作成しており、球貸スイッチ365 a及び返却スイッチ365 bが有効である球貸可能な状態である場合には球貸可能信号T D Lの論理を制御してC Rユニットランプ365 dを発光させ、この発光が貸出残表示部363を通して視認することができるようになっている。また、セグメント駆動信号S E G - A ~ S E G - Gは、遊技球等貸出装置接続端子板869に実装された電流制限抵抗を通して残度数表示器365 cに入力されている。

#### 【0581】

C Rユニット6は、貸球ボタン361が押圧操作されて球貸操作信号T D Sが度数表示板365から遊技球等貸出装置接続端子板869を介して入力されると、貸球要求信号であるB R D Yを、遊技球等貸出装置接続端子板869を介して、払出制御基板4110（払出制御M P U 4120 a）に出力するようになっている。そしてC Rユニット6は、1回の払出動作で所定の貸球数（本実施形態では、25球であり、金額として100円に相当する。）を払い出すための1回の払出動作開始要求信号であるB R Qを、遊技球等貸出装置接続端子板869を介して、払出制御基板4110（払出制御M P U 4120 a）に出力するようになっている。B R D Y及びB R Qが入力される払出制御基板4110（払出制御M P U 4120 a）は、1回の払出動作を開始した旨又は終了した旨を伝えるための信号であるE X Sを、遊技球等貸出装置接続端子板869を介して、C Rユニット6に出力したり、貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝えるための信号であるP R D Yを、遊技球等貸出装置接続端子板869を介して、C Rユニット6に出力したりする。なお、例えば、貸球ボタン361が押圧操作されると、200円分の遊技球が払い出されるように、ホールの店員等がC Rユニット6に予め設定している場合には、1回の払出動作が連続して2回行われるようになっており、100円分の25球が払い出されると、続けて100円分の25球が払い出され、計200円分の50球が払い出されることとなる。

#### 【0582】

C Rユニット6は、返却ボタン362が押圧操作されて返却操作信号R E Sが度数表示板365から遊技球等貸出装置接続端子板869を介して入力されると、プリペイドカードを図示しない挿入口から排出して返却するようになっている。この返却されたプリペイドカードは、貸球ボタン361が押圧操作された結果、払い出された遊技球の球数に相当する金額が減算された残額が記憶されている。

#### 【0583】

##### [ 6 - 3 . 周辺制御基板 ]

周辺制御基板4140は、図100に示すように、主制御基板4100からの各種コマンドに基づいて演出制御を行う周辺制御部4150と、液晶表示装置1900の描画制御と本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から流れる音楽や効果音等の音制御とを行う液晶及び音制御部4160と、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを保持するリアルタイムクロック（以下、「R T C」と記載する。）制御部4165と、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から流れる音楽や効果音等の音量をつまみ部を回動操作することにより調節する音量調整ボリューム4140 aと、を備えている。

#### 【0584】

##### [ 6 - 3 - 1 . 周辺制御部 ]

演出制御を行う周辺制御部4150は、図99に示すように、マイクロプロセッサとしての周辺制御M P U 4150 aと、各種制御プログラム、各種データ、各種制御データ及び各種スケジュールデータを記憶する周辺制御R O M 4150 bと、後述する液晶及び音制御部4160の音源内蔵V D P 4160 aからのV blank信号が入力されるごとに実行される周辺制御部定常処理をまたいで継続される各種情報（例えば、液晶表示装置1900に描画する画面を規定するスケジュールデータや各種L E D等の発光態様を規定する

スケジュールデータなどを管理するための情報など)を記憶する周辺制御RAM 4150cと、日をまたいで継続される各種情報(例えば、大当り遊技状態が発生した履歴を管理するための情報や特別な演出フラグの管理するための情報など)を記憶する周辺制御SRAM 4150dと、周辺制御MPU 4150aが正常に動作しているか否かを監視するための周辺制御外部ウォッチドックタイマ4150e(以下、「周辺制御外部WDT 4150e」と記載する。)と、を備えている。周辺制御RAM 4150cは、瞬停が発生して電力がすぐ復帰する程度の時間しか記憶された内容を保持することができず、電力が長時間遮断された状態(長時間の電断が発生した場合)ではその内容を失うのに対して、周辺制御SRAM 4150dは、電源基板851に設けられた図示しない大容量の電解コンデンサ(以下、「SRAM用電解コンデンサ」と記載する。)によりバックアップ電源が供給されることにより、記憶された内容を50時間程度、保持することができるようになっている。電源基板851にSRAM用電解コンデンサが設けられることにより、遊技盤4をパチンコ遊技機1から取り外した場合には、周辺制御SRAM 4150dにバックアップ電源が供給されなくなるため、周辺制御SRAM 4150dは、記憶された内容を保持することができなくなってその内容を失う。周辺制御外部WDT 4150eは、周辺制御MPU 4150aのシステムが暴走していないかを監視するためのタイマであり、このタイマがタイマアップすると、ハードウェア的にリセットをかけるようになっている。つまり、周辺制御MPU 4150aは、一定期間内(タイマがタイマアップするまで)に周辺制御外部WDT 4150eのタイマをクリアするクリア信号を周辺制御外部WDT 4150eに出力しないときには、リセットがかかることとなる。周辺制御MPU 4150aは、一定期間内にクリア信号を周辺制御外部WDT 4150eに出力するときには、周辺制御外部WDT 4150eのタイマカウントを再スタートさせることができるため、リセットがかからない。

10

20

30

40

50

#### 【0585】

周辺制御MPU 4150aは、パラレルI/Oポート、シリアルI/Oポート等を複数内蔵しており、主制御基板4100からの各種コマンドを受信すると、この各種コマンドに基づいて、遊技盤4の各装飾基板に設けた複数のLED等への点灯信号、点滅信号又は階調点灯信号を出力するための遊技盤側発光データをランプ駆動基板用シリアルI/Oポートからランプ駆動基板4170に送信したり、遊技盤4に設けた各種可動体を作動させるモータやソレノイド等の電氣的駆動源への駆動信号を出力するための遊技盤側モータ駆動データをモータ駆動基板用シリアルI/Oポートからモータ駆動基板4180に送信したり、扉枠5に設けたダイヤル駆動モータ414等の電氣的駆動源への駆動信号を出力するための扉側モータ駆動データを枠装飾駆動アンプ基板モータ用シリアルI/Oポートから枠周辺中継端子板868、そして周辺扉中継端子板882を介して枠装飾駆動アンプ基板194に送信したり、扉枠5の各装飾基板に設けた複数のLED等への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データを枠装飾駆動アンプ基板LED用シリアルI/Oポートから枠周辺中継端子板868、そして周辺扉中継端子板882を介して枠装飾駆動アンプ基板194に送信したりする。

#### 【0586】

主制御基板4100からの各種コマンドは、周辺制御MPU 4150aの主制御基板用シリアルI/Oポートに入力されている。また、図43に示した、操作ユニット400に設けられた、ダイヤル操作部401の回転(回転方向)を検出するための回転検出スイッチ432a、432bからの検出信号、及び押圧操作部405の操作を検出するための押圧検出スイッチ432cからの検出信号は、枠装飾駆動アンプ基板194に設けた図示しない扉側シリアル送信回路でシリアル化され、このシリアル化された操作ユニット検出データが扉側シリアル送信回路から、周辺扉中継端子板882、そして枠周辺中継端子板868を介して周辺制御MPU 4150aの操作ユニット検出用シリアルI/Oポートに入力されている。

#### 【0587】

遊技盤4に設けた各種可動体の原位置や可動位置等を検出するための各種検出スイッチ

からの検出信号は、モータ駆動基板 4 1 8 0 に設けた図示しない遊技盤側シリアル送信回路でシリアル化され、このシリアル化された可動体検出データが遊技盤側シリアル送信回路から周辺制御 M P U 4 1 5 0 a のモータ駆動基板用シリアル I / O ポートに入力されている。周辺制御 M P U 4 1 5 0 a は、モータ駆動基板用シリアル I / O ポートの入出力を切り替えることにより周辺制御基板 4 1 4 0 とモータ駆動基板 4 1 8 0 との基板間における各種データのやり取りを行うようになっている。

#### 【 0 5 8 8 】

なお、周辺制御 M P U 4 1 5 0 a は、ウォッチドックタイマを内蔵（以下、「周辺制御内蔵 W D T」と記載する。）しており、周辺制御内蔵 W D T と周辺制御外部 W D T 4 1 5 0 e とを併用して自身のシステムが暴走しているか否かを診断している。

10

#### 【 0 5 8 9 】

##### [ 6 - 3 - 1 a . 周辺制御 M P U ]

次に、マイクロコンピュータである周辺制御 M P U 4 1 5 0 a について説明する。周辺制御 M P U 4 1 5 0 a は、図 1 0 1 に示すように、周辺制御 C P U コア 4 1 5 0 a a を中心として、周辺制御内蔵 R A M 4 1 5 0 a b、周辺制御 D M A ( D i r e c t M e m o r y A c c e s s の略 ) コントローラ 4 1 5 0 a c、周辺制御バスコントローラ 4 1 5 0 a d、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御アナログ / デジタルコンバータ（以下、周辺制御 A / D コンバータと記載する） 4 1 5 0 a k 等から構成されている。

20

#### 【 0 5 9 0 】

周辺制御 C P U コア 4 1 5 0 a a は、周辺制御内蔵 R A M 4 1 5 0 a b、周辺制御 D M A コントローラ 4 1 5 0 a c に対して、内部バス 4 1 5 0 a h を介して、各種データを読み書きする一方、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k に対して、内部バス 4 1 5 0 a h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、各種データを読み書きする。

#### 【 0 5 9 1 】

また周辺制御 C P U コア 4 1 5 0 a a は、周辺制御 R O M 4 1 5 0 b に対して、内部バス 4 1 5 0 a h、周辺制御バスコントローラ 4 1 5 0 a d、そして外部バス 4 1 5 0 h を介して、各種データを読み込む一方、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d に対して、内部バス 4 1 5 0 a h、周辺制御バスコントローラ 4 1 5 0 a d、そして外部バス 4 1 5 0 h を介して、各種データを読み書きする。

30

#### 【 0 5 9 2 】

周辺制御 D M A コントローラ 4 1 5 0 a c は、周辺制御内蔵 R A M 4 1 5 0 a b、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置と、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の装置間において、周辺制御 C P U コア 4 1 5 0 a a を介することなく、独立してデータ転送を行う専用のコントローラであり、 D M A 0 ~ D M A 3 という 4 つのチャンネルを有している。

40

#### 【 0 5 9 3 】

具体的には、周辺制御 D M A コントローラ 4 1 5 0 a c は、周辺制御 M P U 4 1 5 0 a に内蔵される周辺制御内蔵 R A M 4 1 5 0 a b の記憶装置と、周辺制御 M P U 4 1 5 0 a に内蔵される、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の装置間において、周辺制御 C P U コア 4 1 5 0 a a を介することなく、独立してデータ転送を行うために、周辺制御内蔵 R A M 4 1 5 0 a b の記憶装置に対して、内部バス 4 1 5 0 a h を介して、読み書きする一方、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種

50

パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び周辺バス 4 1 5 0 a i を介して、読み書きする。

#### 【 0 5 9 4 】

また周辺制御 D M A コントローラ 4 1 5 0 a c は、周辺制御 M P U 4 1 5 0 a に外付けされる、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置と、周辺制御 M P U 4 1 5 0 a に内蔵される、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の装置間において、周辺制御 C P U コア 4 1 5 0 a a を介することなく、独立してデータ転送を行うために、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び外部バス 4 1 5 0 h を介して、読み書きする一方、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び周辺バス 4 1 5 0 a i を介して、読み書きする。

10

#### 【 0 5 9 5 】

周辺制御バスコントローラ 4 1 5 0 a d は、内部バス 4 1 5 0 a h、周辺バス 4 1 5 0 a i、及び外部バス 4 1 5 0 h をコントロールして周辺制御 M P U コア 4 1 5 0 a a の中央処理装置と、周辺制御内蔵 R A M 4 1 5 0 a b、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置と、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の各種装置間において、各種データのやり取りを行う専用のコントローラである。

20

#### 【 0 5 9 6 】

周辺制御各種シリアル I / O ポート 4 1 5 0 a e は、ランプ駆動基板用シリアル I / O ポート、モータ駆動基板用シリアル I / O ポート、枠装飾駆動アンプ基板モータ用シリアル I / O ポート、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポート、枠装飾駆動アンプ基板モータ用シリアル I / O ポート、主制御基板用シリアル I / O ポート、及び操作ユニット情報取得用シリアル I / O ポートを有している。

30

#### 【 0 5 9 7 】

周辺制御内蔵ウォッチドックタイマ（周辺制御内蔵 W D T ） 4 1 5 0 a f は、周辺制御 M P U 4 1 5 0 a のシステムが暴走していないかを監視するためのタイマであり、このタイマがタイマアップすると、ハードウェア的にリセットをかけるようになっている。つまり、周辺制御 C P U コア 4 1 5 0 a a は、ウォッチドックタイマをスタートさせた場合には、一定期間内（タイマがタイマアップするまで）にそのタイマをクリアするクリア信号を周辺制御内蔵 W D T 4 1 5 0 a f に出力しないときには、リセットがかかることとなる。周辺制御 C P U コア 4 1 5 0 a a は、ウォッチドックタイマをスタートさせて一定期間内にクリア信号を周辺制御内蔵 W D T 4 1 5 0 a f に出力するときには、タイマカウントを再スタートさせることができるため、リセットがかからない。

40

#### 【 0 5 9 8 】

周辺制御各種パラレル I / O ポート 4 1 5 0 a g は、遊技盤側モータ駆動ラッチ信号、扉側モータ駆動発光ラッチ信号等の各種ラッチ信号を出力するほかに、周辺制御外部 W D T 4 1 5 0 e にクリア信号を出力したり、遊技盤 4 に設けた各種可動体の原位置や可動位置等を検出するための各種検出スイッチからの検出信号をモータ駆動基板 4 1 8 0 に設けた図示しない遊技盤側シリアル送信回路でシリアル化して、このシリアル化された可動体検出データを遊技盤側シリアル送信回路から周辺制御 M P U 4 1 5 0 a のモータ駆動基板用シリアル I / O ポートで受信するための可動体情報取得ラッチ信号を出力したり、扉枠 5 における上部装飾ユニット 2 8 0 の上部装飾基板 2 8 6 に実装された L E D 2 8 6 b の

50



点灯信号を出力したりする。このLED286bは、上述したように、高輝度の白色LEDであり、大当り遊技状態の発生が確定している旨を伝えるための確定告知ランプとなっている。本実施形態では、LED286bと周辺制御各種パラレルI/Oポート4150agとが電氣的に直接接続された構成を採用することにより、LED286bと周辺制御各種パラレルI/Oポート4150agとの経路を短くすることで遊技上重量な意味を持つLED286bの点灯制御についてノイズ対策を講ずることができる。なお、LED286bの点灯制御については、後述する周辺制御部1msタイマ割り込み処理において実行されるようになっており、このLED286bを除く他のLED等は、後述する周辺制御部定常処理において実行されるようになっている。

#### 【0599】

周辺制御A/Dコンバータ4150akは、音量調整ボリューム4140aと電氣的に接続されており、音量調整ボリューム4140aのつまみ部が回動操作されることにより抵抗値が可変し、つまみ部の回転位置における抵抗値により分圧された電圧を、アナログ値からデジタル値に変換して、値0～値1023までの1024段階の値に変換している。本実施形態では、1024段階の値を7つに分割して基板ボリューム0～6として管理している。基板ボリューム0では消音、基板ボリューム6では最大音量に設定されており、基板ボリューム0から基板ボリューム6に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム0～6に設定された音量となるように液晶及び音制御部4160（後述する音源内蔵VDP4160a）を制御して本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から音楽や効果音が流れるようになっている。このように、つまみ部の回動操作に基づく音量調整により本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から音楽や効果音が流れるようになっている。なお、本実施形態では、音楽や効果音のほかに、パチンコ遊技機1の不具合の発生やパチンコ遊技機1に対する不正行為をホールの店員等に報知するための報知音や、遊技演出に関する内容等を告知する（例えば、液晶表示装置1900に繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したり等。）ための告知音も本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から流れるが、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部4160（後述する音源内蔵VDP4160a）を制御して調整することができるようになっている。このプログラムにより調整される音量は、上述した7段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。これにより、例えば、ホールの店員等が音量調整ボリューム4140aのつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機1に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気付く難くなることを防止することができる。また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて液晶表示装置1900で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。

#### 【0600】

##### [6-3-1b. 周辺制御ROM]

周辺制御ROM4150bは、周辺制御部4150、液晶及び音制御部4160、RTC制御部4165等を制御する各種制御プログラム、各種データ、各種制御データ、及び各種スケジュールデータを予め記憶されている。各種スケジュールデータには、液晶表示

10

20

30

40

50

装置 1900 に描画する画面を生成する画面生成用スケジュールデータ、各種 LED の発光態様を生成する発光態様生成用スケジュールデータ、音楽や効果音等を生成する音生成用スケジュールデータ、及びモータやソレノイド等の電氣的駆動源の駆動態様を生成する電氣的駆動源スケジュールデータ等がある。画面生成用スケジュールデータは、画面の構成を規定する画面データが時系列に配列されて構成されており、液晶表示装置 1900 に描画する画面の順序が規定されている。発光態様生成用スケジュールデータは、各種 LED の発光態様を規定する発光データが時系列に配列されて構成されている。音生成用スケジュールデータは、音指令データが時系列に配列されて構成されており、音楽や効果音が流れる順番が規定されている。この音指令データには、後述する液晶及び音制御部 4160 の音源内蔵 VDP 4160a の内蔵音源における複数の出力チャンネルのうち、どの出力チャンネルを使用するのかを指示するための出力チャンネル番号と、音源内蔵 VDP 4160a の内蔵音源における複数のトラックのうち、どのトラックに音楽及び効果音等の音データを組み込むのかを指示するためのトラック番号と、が規定されている。電氣的駆動源スケジュールデータは、モータやソレノイド等の電氣的駆動源の駆動データが時系列に配列されて構成されており、モータやソレノイド等の電氣的駆動源の動作が規定されている。

10

20

30

40

50

#### 【0601】

なお、周辺制御 ROM 4150b に記憶されている各種制御プログラムは、周辺制御 ROM 4150b から直接読み出されて実行されるものもあれば、後述する周辺制御 RAM 4150c の各種制御プログラムコピーエリア 4150cd に電源投入時等においてコピーされたものが読み出されて実行されるものもある。また周辺制御 ROM 4150b に記憶されている、各種データ、各種制御データ及び各種スケジュールデータも、周辺制御 ROM 4150b から直接読み出されるものもあれば、後述する周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce に電源投入時等においてコピーされたものが読み出されるものもある。

#### 【0602】

また、周辺制御 ROM 4150b には、RTC 制御部 4165 を制御する各種制御プログラムの 1 つとして、液晶表示装置 1900 の使用時間に応じて液晶表示装置 1900 の輝度を補正するための輝度補正プログラムが含まれている。この輝度補正プログラムは、液晶表示装置 1900 のバックライトが LED タイプのものが装着されている場合には、液晶表示装置 1900 の経年変化にともなう輝度低下を補正するものであり、後述する RTC 制御部 4165 の内蔵 RAM から液晶表示装置 1900 を最初に電源投入した日時、現在の日時、輝度設定情報等を取得して、この取得した輝度設定情報を補正情報に基づいて補正する。この補正情報は、周辺制御 ROM 4150b に予め記憶されている。輝度設定情報は、後述するように、液晶表示装置 1900 のバックライトである LED の輝度が 100% ~ 70% までに亘る範囲を 5% 刻みで調節するための輝度調節情報と、現在設定されている液晶表示装置 1900 のバックライトである LED の輝度と、が含まれているものであり、例えば、液晶表示装置 1900 を最初に電源投入した日時と現在の日時とから、液晶表示装置 1900 を最初に電源投入した日時からすでに 6 月を経過している場合には、周辺制御 ROM 4150b から対応する補正情報（例えば、5%）を取得するとともに、輝度設定情報に含まれる LED の輝度が 75% で液晶表示装置 1900 のバックライトを点灯するときには、この 75% に対して取得した補正情報である 5% だけさらに上乗せした 80% の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて液晶表示装置 1900 のバックライトの輝度を調節して点灯し、液晶表示装置 1900 を最初に電源投入した日時からすでに 12 月を経過している場合には、周辺制御 ROM 4150b から対応する補正情報（例えば、10%）を取得するとともに、輝度設定情報に含まれる LED の輝度が 75% で液晶表示装置 1900 のバックライトを点灯するときには、この 75% に対して取得した補正情報である 10% だけさらに上乗せした 85% の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて液晶表示装置 1900 のバックライトの輝度を調節して点灯する。

## 【 0 6 0 3 】

## [ 6 - 3 - 1 c . 周辺制御 R A M ]

周辺制御 M P U 4 1 5 0 a に外付けされる周辺制御 R A M 4 1 5 0 c は、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっているものを専用に記憶するバックアップ管理対象ワークエリア 4 1 5 0 c a と、このバックアップ管理対象ワークエリア 4 1 5 0 c a に記憶されている各種情報がコピーされたものを専用に記憶するバックアップ第 1 エリア 4 1 5 0 c b 及びバックアップ第 2 エリア 4 1 5 0 c c と、周辺制御 R O M 4 1 5 0 b に記憶されている各種制御プログラムがコピーされたものを専用に記憶する各種制御プログラムコピーエリア 4 1 5 0 c d と、周辺制御 R O M 4 1 5 0 b に記憶されている、各種データ、各種制御データ、及び各種スケジュールデータ等がコピーされたものを専用に記憶する各種制御データコピーエリア 4 1 5 0 c e と、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっていないものを専用に記憶するバックアップ非管理対象ワークエリア 4 1 5 0 c f と、が設けられている。なお、パチンコ遊技機 1 の電源投入時（瞬停や停電による復電時も含む。）には、バックアップ非管理対象ワークエリア 4 1 5 0 c f に対して値 0 が強制的に書き込まれてゼロクリアされる一方、バックアップ管理対象ワークエリア 4 1 5 0 c a、バックアップ第 1 エリア 4 1 5 0 c b、及びバックアップ第 2 エリア 4 1 5 0 c c については、パチンコ遊技機 1 の電源投入時に主制御基板 4 1 0 0 からの電源投入コマンド（図 1 1 8 参照）が R A M クリア演出開始及びそれぞれの状態演出開始を指示するものである（例えば、図 9 7 に示した R A M クリアスイッチ 4 1 0 0 e が操作された時における演出の開始を指示したりするものである）であるときにはゼロクリアされる。

## 【 0 6 0 4 】

バックアップ管理対象ワークエリア 4 1 5 0 c a は、後述する液晶及び音制御部 4 1 6 0 の音源内蔵 V D P 4 1 6 0 a からの V ブランク信号が入力されることに実行される周辺制御部定常処理において更新される各種情報である演出情報（ 1 f r ）をバックアップ対象として専用に記憶する B a n k 0 （ 1 f r ）と、後述する 1 m s タイマ割り込みが発生するごとに実行される周辺制御部 1 m s タイマ割り込み処理において更新される各種情報である演出情報（ 1 m s ）をバックアップ対象として専用に記憶する B a n k 0 （ 1 m s ）と、から構成されている。ここで、B a n k 0 （ 1 f r ）及び B a n k 0 （ 1 m s ）の名称について簡単に説明すると、「B a n k」とは、各種情報を記憶するための記憶領域の大きさを表す最小管理単位であり、「B a n k」に続く「0」は、各種制御プログラムが実行されることにより更新される各種情報を記憶するための通常使用する記憶領域であることを意味している。つまり「B a n k 0」とは、通常使用する記憶領域の大きさを最小管理単位としているという意味である。そして、後述するバックアップ第 1 エリア 4 1 5 0 c b からバックアップ第 2 エリア 4 1 5 0 c c に亘るエリアに設けられる、「B a n k 1」、「B a n k 2」、「B a n k 3」、及び「B a n k 4」とは、「B a n k 0」と同一の記憶領域の大きさを有していることを意味している。「（ 1 f r ）」は、後述するように、音源内蔵 V D P 4 1 6 0 a が 1 画面分（ 1 フレーム分）の描画データを液晶表示装置 1 9 0 0 に出力すると、周辺制御 M P U 4 1 5 0 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号を周辺制御 M P U 4 1 5 0 a に出力するようになっているため、V ブランク信号が入力されるごとに、換言すると、1 フレーム（ 1 f r a m e ）ごとに周辺制御部定常処理が実行されるところから、「B a n k 0」、「B a n k 1」、「B a n k 2」、「B a n k 3」、及び「B a n k 4」にそれぞれ付記されている（演出情報（ 1 f r ）や後述する演出バックアップ情報（ 1 f r ）についても、同一の意味で用いる）。「（ 1 m s ）」は、後述するように、1 m s タイマ割り込みが発生するごとに周辺制御部 1 m s タイマ割り込み処理が実行されるところから、「B a n k 0」、「B a n k 1」、「B a n k 2」、「B a n k 3」、及び「B a n k 4」にそれぞれ付記されている（演出情報（ 1 m s ）や後述する演出バックアップ情報（ 1 m s ）についても、同一の意味で用いる）。

## 【 0 6 0 5 】

Bank 0 ( 1 f r ) には、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b、受信コマンド記憶領域 4 1 5 0 c a c、R T C 情報取得記憶領域 4 1 5 0 c a d、及びスケジュールデータ記憶領域 4 1 5 0 c a e 等が設けられている。ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a には、遊技盤 4 の各装飾基板に設けた複数の L E D への点灯信号、点滅信号又は階調点灯信号を出力するための遊技盤側発光データ S L - D A T がセットされる記憶領域であり、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b には、扉枠 5 の各装飾基板に設けた複数の L E D 等への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データ S T L - D A T がセットされる記憶領域であり、受信コマンド記憶領域 4 1 5 0 c a c には、主制御基板 4 1 0 0 から送信される各種コマンドを受信してその受信した各種コマンドがセットされる記憶領域であり、R T C 情報取得記憶領域 4 1 5 0 c a d には、R T C 制御部 4 1 6 5 ( 後述する R T C 4 1 6 5 4 a の R T C 内蔵 R A M 4 1 6 5 a a ) から取得した各種情報がセットされる記憶領域であり、スケジュールデータ記憶領域 4 1 5 0 c a e には、主制御基板 4 1 0 0 ( 主制御 M P U 4 1 0 0 a ) から受信したコマンドに基づいて、この受信したコマンドと対応する各種スケジュールデータがセットされる記憶領域である。スケジュールデータ記憶領域 4 1 5 0 c a e には、周辺制御 R O M 4 1 5 0 b から各種制御データコピーエリア 4 1 5 0 c e にコピーされた各種スケジュールデータが読み出されてセットされるものもあれば、周辺制御 R O M 4 1 5 0 b から各種スケジュールデータが直接読み出されてセットされるものもある。

10

20

30

#### 【 0 6 0 6 】

Bank 0 ( 1 m s ) には、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g、可動体情報取得記憶領域 4 1 5 0 c a h、及び操作ユニット情報取得記憶領域 4 1 5 0 c a i 等が設けられている。枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f には、扉枠 5 に設けたダイヤル駆動モータ 4 1 4 等の電氣的駆動源への駆動信号を出力するための扉側モータ駆動データ S T M - D A T がセットされる記憶領域であり、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g には、遊技盤 4 に設けた各種可動体を作動させるモータやソレノイド等の電氣的駆動源への駆動信号を出力するための遊技盤側モータ駆動データ S M - D A T がセットされる記憶領域であり、可動体情報取得記憶領域 4 1 5 0 c a h には、遊技盤 4 に設けた各種検出スイッチからの検出信号に基づいて遊技盤 4 に設けた各種可動体の原位置や可動位置等を取得した各種情報がセットされる記憶領域であり、操作ユニット情報取得記憶領域 4 1 5 0 c a i には、操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号に基づいてダイヤル操作部 4 0 1 の回転 ( 回転方向 ) 及び押圧操作部 4 0 5 の操作等を取得した各種情報 ( 例えば、操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号に基づいて作成するダイヤル操作部 4 0 1 の回転 ( 回転方向 ) 履歴情報、及び押圧操作部 4 0 5 の操作履歴情報など。 ) がセットされる記憶領域である。

#### 【 0 6 0 7 】

なお、Bank 0 ( 1 f r ) のランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a 及び枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b と、Bank 0 ( 1 m s ) の枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f 及びモータ駆動基板側送信データ記憶領域 4 1 5 0 c a g とは、第 1 領域及び第 2 領域という 2 つの領域にそれぞれ分割されている。

40

#### 【 0 6 0 8 】

ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a は、後述する周辺制御部定常処理が実行されると、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域に、遊技盤側発光データ S L - D A T がセットされ、次の周辺制御部定常処理が実行されると、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 2 領域に遊技盤側発光データ S L - D A T がセットされるようになっており、周辺制御部定常処理が実行されるごとに、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域、第 2 領域に遊技盤側発

50

光データ S L - D A T が交互にセットされる。周辺制御部定常処理が実行され、例えば、今回の周辺制御部定常処理においてランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 2 領域に遊技盤側発光データ S L - D A T がセットされるときには、前回の周辺制御部定常処理が実行された際に、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域にセットした遊技盤側発光データ S L - D A T に基づいて処理を進行するようになっている。

【 0 6 0 9 】

枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b は、周辺制御部定常処理が実行されると、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域に、扉側発光データ S T L - D A T がセットされ、次の周辺制御部定常処理が実行されると、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 2 領域に扉側発光データ S T L - D A T がセットされるようになっており、周辺制御部定常処理が実行されるごとに、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域、第 2 領域に扉側発光データ S T L - D A T が交互にセットされる。周辺制御部定常処理が実行され、例えば、今回の周辺制御部定常処理において枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 2 領域に扉側発光データ S T L - D A T がセットされるときには、前回の周辺制御部定常処理が実行された際に、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域にセットした扉側発光データ S T L - D A T に基づいて処理を進行するようになっている。

【 0 6 1 0 】

枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f は、後述する周辺制御部 1 m s タイマ割り込み処理が実行されると、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 1 領域に、扉側モータ駆動データ S T M - D A T がセットされ、次の周辺制御部 1 m s タイマ割り込み処理が実行されると、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 2 領域に扉側モータ駆動データ S T M - D A T がセットされるようになっており、周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 1 領域、第 2 領域に扉側モータ駆動データ S T M - D A T が交互にセットされる。周辺制御部 1 m s タイマ割り込み処理が実行され、例えば、今回の周辺制御部 1 m s タイマ割り込み処理において枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 2 領域に扉側モータ駆動データ S T M - D A T がセットされるときには、前回の周辺制御部 1 m s タイマ割り込み処理が実行された際に、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 1 領域にセットした扉側モータ駆動データ S T M - D A T に基づいて処理を進行するようになっている。

【 0 6 1 1 】

モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g は、周辺制御部 1 m s タイマ割り込み処理が実行されると、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 1 領域に、遊技盤側モータ駆動データ S M - D A T がセットされ、次の周辺制御部 1 m s タイマ割り込み処理が実行されると、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 2 領域に遊技盤側モータ駆動データ S M - D A T がセットされるようになっており、周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 1 領域、第 2 領域に遊技盤側モータ駆動データ S M - D A T が交互にセットされる。周辺制御部 1 m s タイマ割り込み処理が実行され、例えば、今回の周辺制御部 1 m s タイマ割り込み処理においてモータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 2 領域に遊技盤側モータ駆動データ S M - D A T がセットされるときには、前回の周辺制御部 1 m s タイマ割り込み処理が実行された際に、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 1 領域にセットした遊技盤側モータ駆動データ S M - D A T に基づいて処理を進行するようになっている。

【 0 6 1 2 】

次に、バックアップ管理対象ワークエリア 4 1 5 0 c a に記憶されている各種情報であ

10

20

30

40

50

る演出情報がコピーされたものを専用に記憶するバックアップ第1エリア4150cb及びバックアップ第2エリア4150ccについて説明する。バックアップ第1エリア4150cb及びバックアップ第2エリア4150ccは、2つのバンクを1ペアとする2ペアが1ページとして管理されている。通常使用する記憶領域であるBank0(1fr)に記憶される内容である演出情報(1fr)は、演出バックアップ情報(1fr)として、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、バックアップ第1エリア4150cb及びバックアップ第2エリア4150ccに周辺制御DMAコントローラ4150acにより高速にコピーされるとともに、通常使用する記憶領域であるBank0(1ms)に記憶される内容である演出情報(1ms)は、演出バックアップ情報(1ms)として、1msタイマ割り込みが発生するごとに周辺制御部1msタイマ割り込み処理が実行されるごとに、バックアップ第1エリア4150cb及びバックアップ第2エリア4150ccに周辺制御DMAコントローラ4150acにより高速にコピーされる。1ページの整合性は、そのページを構成する2つのバンクの内容が一致しているか否かにより行う。

10

20

30

40

50

#### 【0613】

具体的には、バックアップ第1エリア4150cbは、Bank1(1fr)及びBank2(1fr)を1ペアとし、Bank1(1ms)及びBank2(1ms)を1ペアとする、計2ペアが1ページとして管理されている。通常使用する記憶領域であるBank0(1fr)に記憶される内容は、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、Bank1(1fr)及びBank2(1fr)に周辺制御DMAコントローラ4150acにより高速にコピーされるとともに、通常使用する記憶領域であるBank0(1ms)に記憶される記憶は、1msタイマ割り込みが発生するごとに周辺制御部1msタイマ割り込み処理が実行されるごとに、Bank1(1ms)及びBank2(1ms)に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank1(1fr)及びBank2(1fr)の内容が一致しているか否かにより行うとともに、Bank1(1ms)及びBank2(1ms)の内容が一致しているか否かにより行う。

#### 【0614】

また、バックアップ第2エリア4150ccは、Bank3(1fr)及びBank4(1fr)を1ペアとし、Bank3(1ms)及びBank4(1ms)を1ペアとする、計2ペアが1ページとして管理されている。通常使用する記憶領域であるBank0(1fr)に記憶される内容は、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、Bank3(1fr)及びBank4(1fr)に周辺制御DMAコントローラ4150acにより高速にコピーされるとともに、通常使用する記憶領域であるBank0(1ms)に記憶される記憶は、1msタイマ割り込みが発生するごとに周辺制御部1msタイマ割り込み処理が実行されるごとに、Bank3(1ms)及びBank4(1ms)に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank3(1fr)及びBank4(1fr)の内容が一致しているか否かにより行うとともに、Bank3(1ms)及びBank4(1ms)の内容が一致しているか否かにより行う。

#### 【0615】

このように、本実施形態では、バックアップ第1エリア4150cbは、Bank1(1fr)及びBank2(1fr)を1ペアとし、Bank1(1ms)及びBank2(1ms)を1ペアとする、計2ペアを1ページとして管理するためのエリアであり、バックアップ第2エリア4150ccは、Bank3(1fr)及びBank4(1fr)を1ペアとし、Bank3(1ms)及びBank4(1ms)を1ペアとする、計2ペアを1ページとして管理するためのエリアである。各ページの先頭と終端とには、つまりバックアップ第1エリア4150cb及びバックアップ第2エリア4150ccの先頭と終端とには、それぞれ異なるIDコートが記憶されるようになっている。

#### 【0616】

また、本実施形態では、通常使用する記憶領域であるBank 0 (1 fr) に記憶される内容である演出情報 (1 fr) は、演出バックアップ情報 (1 fr) として、1 フレーム (1 frame) ごとに周辺制御部定常処理が実行されるごとに、バックアップ第1エリア 4150cb 及びバックアップ第2エリア 4150cc に周辺制御DMAコントローラ 4150ac により高速にコピーされるとともに、通常使用する記憶領域であるBank 0 (1 ms) に記憶される内容である演出情報 (1 ms) は、演出バックアップ情報 (1 ms) として、1 ms タイマ割り込みが発生するごとに周辺制御部 1 ms タイマ割り込み処理が実行されるごとに、バックアップ第1エリア 4150cb 及びバックアップ第2エリア 4150cc に周辺制御DMAコントローラ 4150ac により高速にコピーされるようになっているが、これらの周辺制御DMAコントローラ 4150ac による高速コピーを実行するプログラムは共通化されている。つまり本実施形態では、演出情報 (1 fr)、演出情報 (1 ms) を、共通の管理手法 (共通のプログラムの実行) で情報を管理している。

10

## 【0617】

## [6-3-1d. 周辺制御SRAM]

周辺制御MPU 4150a に外付けされる周辺制御SRAM 4150d は、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっているものを専用に記憶するバックアップ管理対象ワークエリア 4150da と、このバックアップ管理対象ワークエリア 4150da に記憶されている各種情報がコピーされたものを専用に記憶するバックアップ第1エリア 4150db 及びバックアップ第2エリア 4150dc と、が設けられている。なお、周辺制御SRAM 4150d に記憶された内容は、パチンコ遊技機1の電源投入時 (瞬停や停電による復電時も含む。) に主制御基板 4100 からの電源投入コマンド (図118参照) がRAMクリア演出開始及びそれぞれの状態演出開始を指示するものである (例えば、図97に示したRAMクリアスイッチ 4100e が操作された時における演出の開始を指示したりするものである) ときにおいても、ゼロクリアされない。この点については、上述した周辺制御RAM 4150c のバックアップ管理対象ワークエリア 4150ca、バックアップ第1エリア 4150cb、及びバックアップ第2エリア 4150cc がゼロクリアされる点と、全く異なる。また、パチンコ遊技機1の電源投入後、所定時間内において、操作ユニット400のダイヤル操作部 401 や押圧操作部 405 を操作すると、設定モードを行うための画面が液晶表示装置 1900 に表示されるようになっている。この設定モードの画面に従って操作ユニット400のダイヤル操作部 401 や押圧操作部 405 を操作することで、周辺制御SRAM 4150d に記憶されている内容 (項目) ごとに (例えば、大当り遊技状態が発生した履歴など。) クリアすることができる一方、周辺制御RAM 4150c に記憶されている内容 (項目) については、全く表示されず、設定モードにおいてクリアすることができないようになっている。この点についても、周辺制御RAM 4150c と周辺制御SRAM 4150d とで全く異なる。

20

30

## 【0618】

バックアップ管理対象ワークエリア 4150da は、日をまたいで継続される各種情報である演出情報 (SRAM) (例えば、大当り遊技状態が発生した履歴を管理するための情報や特別な演出フラグの管理するための情報など) をバックアップ対象として専用に記憶するBank 0 (SRAM) から構成されている。ここで、Bank 0 (SRAM) の名称について簡単に説明すると、「Bank」とは、上述したように、各種情報を記憶するための記憶領域の大きさを表す最小管理単位であり、「Bank」に続く「0」は、各種制御プログラムが実行されることにより更新される各種情報を記憶するための通常使用する記憶領域であることを意味している。つまり「Bank 0」とは、通常使用する記憶領域の大きさを最小管理単位としているという意味である。そして、後述するバックアップ第1エリア 4150db からバックアップ第2エリア 4150dc に亘るエリアに設けられる、「Bank 1」、「Bank 2」、「Bank 3」、及び「Bank 4」とは、「Bank 0」と同一の記憶領域の大きさを有していることを意味している。「(SRAM

40

50

M)」は、周辺制御MPU4150aに外付けされる周辺制御SRAM4150dに記憶されている各種情報がバックアップ対象となっていることから、「Bank0」、「Bank1」、「Bank2」、「Bank3」、及び「Bank4」にそれぞれ付記されている（演出情報（SRAM）や後述する演出バックアップ情報（SRAM）についても、同一の意味で用いる）。

#### 【0619】

次に、バックアップ管理対象ワークエリア4150daに記憶されている各種情報である演出情報（SRAM）がコピーされたものを専用に記憶するバックアップ第1エリア4150db及びバックアップ第2エリア4150dcについて説明する。バックアップ第1エリア4150db及びバックアップ第2エリア4150dcは、2つのバンクを1ペアとする、この1ペアを1ページとして管理されている。通常使用する記憶領域であるBank0（SRAM）に記憶される内容である演出情報（SRAM）は、演出バックアップ情報（SRAM）として、1フレーム（1frame）ごとに周辺制御部定常処理が実行されるごとに、バックアップ第1エリア4150db及びバックアップ第2エリア4150dcに周辺制御DMAコントローラ4150acにより高速にコピーされる。1ページの整合性は、そのページを構成する2つのバンクの内容が一致しているか否かにより行う。

10

#### 【0620】

具体的には、バックアップ第1エリア4150dbは、Bank1（SRAM）及びBank2（SRAM）を1ペアとする、この1ペアが1ページとして管理されている。通常使用する記憶領域であるBank0（SRAM）に記憶される内容は、1フレーム（1frame）ごとに周辺制御部定常処理が実行されるごとに、Bank1（SRAM）及びBank2（SRAM）に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank1（SRAM）及びBank2（SRAM）の内容が一致しているか否かにより行う。

20

#### 【0621】

また、バックアップ第2エリア4150dcは、Bank3（SRAM）及びBank4（SRAM）を1ペアとする、この1ペアが1ページとして管理されている。通常使用する記憶領域であるBank0（SRAM）に記憶される内容は、1フレーム（1frame）ごとに周辺制御部定常処理が実行されるごとに、Bank3（SRAM）及びBank4（SRAM）に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank3（SRAM）及びBank4（SRAM）の内容が一致しているか否かにより行う。

30

#### 【0622】

このように、本実施形態では、バックアップ第1エリア4150dbは、Bank1（SRAM）及びBank2（SRAM）を1ペアとする、この1ペアを1ページとして管理するためのエリアであり、バックアップ第2エリア4150dcは、Bank3（SRAM）及びBank4（SRAM）を1ペアとする、この1ペアを1ページとして管理するためのエリアである。各ページの先頭と終端とには、つまりバックアップ第1エリア4150db及びバックアップ第2エリア4150dcの先頭と終端とには、それぞれ異なるIDコートが記憶されるようになっている。

40

#### 【0623】

##### [6-3-2. 液晶及び音制御部]

液晶表示装置1900の描画制御と本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130, 222, 262から流れる音楽や効果音等の音制御とを行う液晶及び音制御部4160は、図100に示すように、音楽や効果音等の音制御を行うための音源が内蔵（以下、「内蔵音源」と記載する。）されるとともに液晶表示装置1900の描画制御を行う音源内蔵VDP（Video Display Processorの略）4160aと、液晶表示装置1900に表示される画面の各種キャラクタデータに加えて音楽や効果音等の各種音データを記憶する液晶及び音制御ROM4160bと、シリアル化

50



された音楽や効果音等をオーディオデータとして梓装飾駆動アンブ基板 194 に向かって送信するオーディオデータ送信 IC 4160c と、を備えている。

【0624】

周辺制御部 4150 の周辺制御 MPU 4150a は、主制御基板 4100 からのコマンドと対応する画面生成用スケジュールデータを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して周辺制御 RAM 4150c のスケジュールデータ記憶領域に 4150cae にセットし、このスケジュールデータ記憶領域 4150cae にセットされた画面生成用スケジュールデータの先頭の画面データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して音源内蔵 VDP 4160a に出力した後に、後述する V ブランク信号が入力されたことを契機として、スケジュールデータ記憶領域 4150cae にセットされた画面生成用スケジュールデータに従って先頭の画面データに続く次の画面データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して音源内蔵 VDP 4160a に出力する。このように、周辺制御 MPU 4150a は、スケジュールデータ記憶領域 4150cae にセットされた画面生成用スケジュールデータに従って、この画面生成用スケジュールデータに時系列に配列された画面データを、V ブランク信号が入力されるごとに、先頭の画面データから 1 つずつ音源内蔵 VDP 4160a に出力する。

【0625】

また周辺制御 MPU 4150a は、主制御基板 4100 からのコマンドと対応する音生成用スケジュールデータの先頭の音指令データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して周辺制御 RAM 4150c のスケジュールデータ記憶領域に 4150cae にセットし、このスケジュールデータ記憶領域 4150cae にセットされた音生成用スケジュールデータの先頭の音指令データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して音源内蔵 VDP 4160a に出力した後に、V ブランク信号が入力されたことを契機として、スケジュールデータ記憶領域 4150cae にセットされた音生成用スケジュールデータに従って先頭の音指令データに続く次の音指令データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して音源内蔵 VDP 4160a に出力する。このように、周辺制御 MPU 4150a は、スケジュールデータ記憶領域 4150cae にセットされた音生成用スケジュールデータに従って、この音生成用スケジュールデータに時系列に配列された音指令データを、V ブランク信号が入力されるごとに、先頭の音指令データから 1 つずつ音源内蔵 VDP 4160a に出力する。

【0626】

[ 6 - 3 - 2a . 音源内蔵 VDP ]

音源内蔵 VDP 4160a は、上述した内蔵音源のほかに、周辺制御 MPU 4150a から画面データが入力されると、この入力された画面データに基づいて液晶及び音制御 ROM 4160b からキャラクタデータを抽出してスプライトデータを作成して液晶表示装置 1900 に表示する 1 画面分 ( 1 フレーム分 ) の描画データを生成するための V RAM も内蔵 ( 以下、「内蔵 V RAM」と記載する。 ) している。音源内蔵 VDP 4160a は、内蔵 V RAM 上に生成した描画データを液晶表示装置 1900 に出力する。このように、周辺制御 MPU 4150a が液晶表示装置 1900 に表示する 1 画面分 ( 1 フレーム分 ) の画面データを音源内蔵 VDP 4160a に出力すると、音源内蔵 VDP 4160a は、この入力された画面データに基づいて液晶及び音制御 ROM 4160b からキャラクタデータを抽出してスプライトデータを作成して液晶表示装置 1900 に表示する 1 画面分 ( 1 フレーム分 ) の描画データを内蔵 V RAM 上で生成し、この生成した描画データを液晶表示装置 1900 に出力する。つまり、「1 画面分 ( 1 フレーム分 ) の画面データ」と

は、液晶表示装置 1900 に表示する 1 画面分 ( 1 フレーム分 ) の描画データを内蔵 V R A M 上で生成するためのデータのことである。

【 0 6 2 7 】

また音源内蔵 V D P 4 1 6 0 a は、1 画面分 ( 1 フレーム分 ) の描画データを液晶表示装置 1900 に出力すると、周辺制御 M P U 4 1 5 0 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号を周辺制御 M P U 4 1 5 0 a に出力する。本実施形態では、液晶表示装置 1900 のフレーム周波数 ( 1 秒間あたりの画面更新回数 ) として概ね秒間 30 f p s に設定しているため、V ブランク信号が出力される間隔は、約 33.3 m s ( = 1000 m s ÷ 30 f p s ) となっている。周辺制御 M P U 4 1 5 0 a は、この V ブランク信号が入力されたことを契機として、後述する周辺制御部 V ブラ 10  
ンク信号割り込み処理を実行するようになっている。ここで、V ブランク信号が出力される間隔は、液晶表示装置 1900 の液晶サイズによって多少変化する。また、周辺制御 M P U 4 1 5 0 a と音源内蔵 V D P 4 1 6 0 a とが実装された周辺制御基板 4140 の製造ロットにおいても V ブランク信号が出力される間隔が多少変化する場合がある。

【 0 6 2 8 】

なお、音源内蔵 V D P 4 1 6 0 a は、フレームバッファ方式が採用されている。この「フレームバッファ方式」とは、液晶表示装置 1900 の画面に描画する 1 画面分 ( 1 フレーム分 ) の描画データをフレームバッファ ( 内蔵 V R A M ) に保持し、このフレームバッファ ( 内蔵 V R A M ) に保持した 1 画面分 ( 1 フレーム分 ) の描画データを液晶表示装置 1900 に出力する方式である。 20

【 0 6 2 9 】

また、音源内蔵 V D P 4 1 6 0 a は、主制御基板 4100 からのコマンドに基づいて周辺制御 M P U 4 1 5 0 a から上述した音指令データが入力されると、液晶及び音制御 R O M 4160 b に記憶されている音楽や効果音等の音データを抽出して内蔵音源を制御することにより、音指令データに規定された、トラック番号に従って音楽及び効果音等の音データをトラックに組み込むとともに、出力チャンネル番号に従って使用する出力チャンネルを設定して本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れる音楽や効果音等をシリアル化してオーディオデータとしてオーディオデータ送信 I C 4160 c に出力する。なお、音指令データには、音データを組み込むトラックの音量を調節するためのサブボリューム値も含まれており、音源内蔵 V D P 4 1 6 0 a の内蔵音源における複数のトラックには、音楽や効果音等の演出音の音データとその音量を調節するサブボリューム値のほかに、パチンコ遊技機 1 の不具合の発生やパチンコ遊技機 1 に対する不正行為をホールの店員等に報知するための報知音の音データとその音量を調節するサブボリューム値が組み込まれる。具体的には、演出音に対しては、上述した、音量調整ボリューム 4140 a のつまみ部が回動操作されて調節された基板ボリュームがサブボリューム値として設定され、報知音に対しては、音量調整ボリューム 4140 a のつまみ部の回動操作に基づく音量調整に全く依存されず最大音量がサブボリューム値として設定されるようになっている。演出音のサブボリューム値は、図 43 に示した、操作ユニット 400 のダイヤル操作部 401 を操作することで後述する大当り遊技状態が発生している期間 ( 例えば、大当り遊技状態として 1 ラウンド ~ 15 ラウンドまでの計 1 5 ラウンドが設定されている場合には、1 ラウンド ~ 15 ラウンドまでの各ラウンドを消化している期間 ) 内において調節することができるようになっている。また、音指定データには、出力するチャンネルの音量を調節するためのマスターボリューム値も含まれており、音源内蔵 V D P 4 1 6 0 a の内蔵音源における複数の出力チャンネルには、音源内蔵 V D P 4 1 6 0 a の内蔵音源における複数のトラックうち、使用するトラックに組み込まれた演出音の音データと、使用するトラックに組み込まれた演出音の音量を調節するサブボリューム値と、を合成して、この合成した演出音の音量を、実際に、本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音をシリアル化してオーディオデータとしてオーディオデータ送信 I C 4160 c に出力するようになっている。本実施形 40  
50

態では、マスターボリューム値は一定値に設定されており、合成した演出音の音量が最大音量であるときに、マスターボリューム値まで増幅されることにより、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れる音量が許容最大音量となるように設定されている。具体的には、演出音に対しては、複数のトラックのうち、使用するトラックに組み込まれた演出音の音データと、使用するトラックに組み込まれた演出音の音量を調節するサブボリューム値として設定された音量調整ボリューム4140aのつまみ部が回動操作されて調節された基板ボリュームと、を合成して、この合成した演出音の音量を、実際に、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音をシリアル化してオーディオデータとしてオーディオデータ送信IC4160cに出力し、報知音に対しては、使用するトラックに組み込まれた報知音の音データと、使用するトラックに組み込まれた報知音の音量を調節するサブボリューム値として設定された音量調整ボリューム4140aのつまみ部の回動操作に基づく音量調整に全く依存されず最大音量と、を合成して、この合成した報知音の音量を、実際に、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れる音量となるマスターボリューム値まで増幅し、この増幅した報知音をシリアル化してオーディオデータとしてオーディオデータ送信IC4160cに出力する。ここで、演出音が本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れている場合に、パチンコ遊技機1の不具合の発生やパチンコ遊技機1に対する不正行為をホールの店員等に報知するため報知音を流す制御について簡単に説明すると、まず演出音が組み込まれているトラックのサブボリューム値を強制的に消音に設定し、この演出音が組み込まれたトラックの音データと、その消音に設定したサブボリューム値と、報知音が組み込まれたトラックの音データと、報知音の音量が最大音量に設定されたサブボリューム値と、を合成し、この合成した演出音の音量と報知音の音量とを、実際に、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音及び報知音をシリアル化してオーディオデータとしてオーディオデータ送信IC4160cに出力する。つまり、実際に、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れる音は、最大音量の報知音だけが流れることとなる。このとき、演出音は消音となっているため、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れないものの、演出音は、上述した音生成用スケジュールデータに従って進行している。本実施形態では、報知音は所定期間（例えば、90秒）だけ本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れとなるようになっており、この所定期間経過すると、これまで消音に強制的に設定された音生成用スケジュールデータに従って進行している演出音の音量が、音量調整ボリューム4140aのつまみ部が回動操作されて調節された基板ボリュームがサブボリューム値として再び設定され（このとき、操作ユニット400のダイヤル操作部401を操作することで大当り遊技状態が発生している期間（例えば、大当り遊技状態として1ラウンド～15ラウンドまでの計15ラウンドが設定されている場合には、1ラウンド～15ラウンドまでの各ラウンドを消化している期間）内において演出音のサブボリューム値が調節されいる場合には、その調節された演出音のサブボリューム値に設定され）、本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れるようになっていく。このように、演出音が本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れている場合に、パチンコ遊技機1の不具合の発生やパチンコ遊技機1に対する不正行為をホールの店員等に報知するため報知音が流れるときには、演出音の音量が消音になって報知音が本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れるものの、この消音となった演出音は、音生成用スケジュールデータに従って進行しているため、報知音が所定期間経過して本体枠3に設けたスピーカ821及び扉枠5に設けたスピーカ130、222、262から流れなくなると、演出音は、報知音が流れ始めたところから再び流

れ始めるのではなく、報知音が流れ始めて所定期間経過した時点まで音生成用スケジュールデータに従って進行したところから再び流れ始めるようになっている。

【 0 6 3 0 】

[ 6 - 3 - 2 b . 液晶及び音制御 R O M ]

液晶及び音制御 R O M 4 1 6 0 b は、極めて多くのキャラクタデータに加えて、音楽、効果音、報知音、及び告知音等の各種音データも予め記憶されている。

【 0 6 3 1 】

[ 6 - 3 - 2 c . オーディオデータ送信 I C ]

オーディオデータ送信 I C 4 1 6 0 c は、音源内蔵 V D P 4 1 6 0 a からのシリアル化したオーディオデータが入力されると、右側オーディオデータをプラス信号、マイナス信号とする差分方式のシリアルデータとして枠装飾駆動アンプ基板 1 9 4 に向かって送信するとともに、左側オーディオデータをプラス信号、マイナス信号とする差分方式のシリアルデータとして枠装飾駆動アンプ基板 1 9 4 に向かって送信する。これにより、本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から各種演出に合わせた音楽や効果音等がステレオ再生されるようになっている。なお、オーディオデータ送信 I C 4 1 6 0 c は、周辺制御基板 4 1 4 0 から枠装飾駆動アンプ基板 1 9 4 に亘る基板間を、左右それぞれ差分方式のシリアルデータとしてオーディオデータを出力することにより、例えば、左側オーディオデータのプラス信号、マイナス信号にノイズの影響を受けても、プラス信号に乗ったノイズ成分と、マイナス信号に乗ったノイズ成分と、を枠装飾駆動アンプ基板 1 9 4 で合成して 1 つの左側オーディオデータにする際に、互いにキャンセルし合っ

10

20

【 0 6 3 2 】

[ 6 - 3 - 3 . R T C 制御部 ]

年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを保持する R T C 制御部 4 1 6 5 は、図 1 0 0 に示すように、R T C 4 1 6 5 a を中心として構成されている。この R T C 4 1 6 5 a には、カレンダー情報と時刻情報とが保持される R A M 4 1 6 5 a a が内蔵（以下、「R T C 内蔵 R A M 4 1 6 5 a a」と記載する。）されている。R T C 4 1 6 5 a は、駆動用電源及び R T C 内蔵 R A M 4 1 6 5 a a のバックアップ用電源として電池 4 1 6 5 b（本実施形態では、ボタン電池を採用している。）から電力が供給されるようになっている。つまり R T C 4 1 6 5 a は、周辺制御基板 4 1 4 0（パチンコ遊技機 1）からの電力が全く供給されずに、周辺制御基板 4 1 4 0（パチンコ遊技機 1）と独立して電池 4 1 6 5 b から電力が供給されている。これにより、R T C 4 1 6 5 a は、パチンコ遊技機 1 の電力が遮断されても、電池 4 1 6 5 b からの電力供給により、カレンダー情報や時刻情報を更新保持することができるようになっている。

30

【 0 6 3 3 】

周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、R T C 4 1 6 5 a の R T C 内蔵 R A M 4 1 6 5 a a からカレンダー情報や時刻情報を取得して上述した周辺制御 R A M 4 1 5 0 c の R T C 情報取得記憶領域 4 1 5 0 c a d にセットし、この取得したカレンダー情報や時刻情報に基づく演出を液晶表示装置 1 9 0 0 で繰り広げることができるようになっている。このような演出としては、例えば、1 2 月 2 5 日であればクリスマスツリーやトナカイの画面が液晶表示装置 1 9 0 0 で繰り広げられたり、大晦日であれば新年カウントダウンを実行する画面が液晶表示装置 1 9 0 0 で繰り広げられたりする等を挙げることができる。カレンダー情報や時刻情報は、工場出荷時に設定される。

40

【 0 6 3 4 】

なお、R T C 内蔵 R A M 4 1 6 5 a a には、カレンダー情報や時刻情報のほかに、液晶表示装置 1 9 0 0 のバックライトが L E D タイプのものが装着されている場合には L E D の輝度設定情報が記憶保持されている。周辺制御 M P U 4 1 5 0 a は、液晶表示装置 1 9 0 0 のバックライトが L E D タイプのものが装着されている場合には、R T C 内蔵 R A M 4 1 6 5 a a から輝度設定情報を取得してバックライトの輝度調整を P W M 制御により行

50

う。輝度設定情報は、液晶表示装置 1900 のバックライトである LED の輝度が 100 % ~ 70 % までに亘る範囲を 5 % 刻みで調節するための輝度調節情報と、現在設定されている液晶表示装置 1900 のバックライトである LED の輝度と、が含まれている。さらに、RTC 内蔵 RAM 4165 aa には、カレンダー情報、時刻情報や輝度設定情報のほかに、カレンダー情報、時刻情報、及び輝度設定情報を RTC 内蔵 RAM 4165 aa に最初に記憶した年月日及び時分秒の情報として入力日時情報も記憶されている。また周辺制御 MPU 4150 a は、液晶表示装置 1900 のバックライトが冷陰極管タイプのもので装着されている場合には、バックライトの ON / OFF 制御もしくは ON のみとするようになっている。RTC 内蔵 RAM 4165 aa に記憶される、カレンダー情報、時刻情報、輝度設定情報、及び入力日時情報等の各種情報は、遊技機メーカーの製造ラインにおいて設定される。製造ラインにおいては、例えば液晶表示装置 1900 の表示テスト等の各種テストを行うため、液晶表示装置 1900 を最初に電源投入した日時として入力日時情報が製造ラインで入力された年月日及び時分秒である製造日時に設定される。

10

#### 【0635】

このように、RTC 内蔵 RAM 4165 aa には、カレンダー情報や時刻情報のほかに、液晶表示装置 1900 のバックライトが LED タイプのもので装着されている場合における輝度設定情報、及び入力日時情報等、パチンコ遊技機 1 の機種情報（例えば、低確率や高確率における大当り遊技状態が発生する確率など）とは独立して維持が必要な情報を記憶保持することができるようになっている。

20

#### 【0636】

また、RTC 内蔵 RAM 4165 aa に記憶保持される輝度設定情報等は、パチンコ遊技機 1 が設置されるホールの環境によっては製造日時に設定された液晶表示装置 1900 のバックライトの輝度では明るすぎたり、暗すぎたりする場合もある。そこで、図 43 に示した、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作することで設定モードへ移行してバックライトの輝度を所定の輝度に調節することができるようになっている。パチンコ遊技機 1 の電源投入後、所定時間内において、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作すると、設定モードを行うための画面が液晶表示装置 1900 に表示されるほかに、客待ち状態となって液晶表示装置 1900 によるデモンストレーションが行われている期間内において、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作すると、設定モードを行うための画面が液晶表示装置 1900 に表示されるようになっている。この設定モードの画面に従って操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作することでカレンダー情報、時刻情報を再設定したり、バックライトの輝度を所望の輝度に調節したりすることができる。この調節された所望の輝度は、輝度設定情報に記憶される LED の輝度として上書き（更新記憶）されるようになっている。なお、設定モードでは、周辺制御 MPU 4150 a は、上述した輝度補正プログラムを実行することにより、液晶表示装置 1900 のバックライトが LED タイプのもので装着されている場合には、液晶表示装置 1900 の経年変化にともなう輝度低下を補正する。周辺制御 MPU 4150 a は、RTC 制御部 4165 の RTC 内蔵 RAM 4165 aa から、入力日時情報を取得して液晶表示装置 1900 を最初に電源投入した日時を特定し、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して現在の日時を特定し、液晶表示装置 1900 のバックライトである LED の輝度が 100 % ~ 70 % までに亘る範囲を 5 % 刻みで調節するための輝度調節情報と現在設定されている液晶表示装置 1900 のバックライトである LED の輝度とを有する輝度設定情報を取得する。この取得した輝度設定情報を周辺制御 ROM 4150 b に予め記憶されている補正情報に基づいて補正する。例えば、液晶表示装置 1900 を最初に電源投入した日時と現在の日時とから、液晶表示装置 1900 を最初に電源投入した日時からすでに 6 月を経過している場合には、周辺制御 ROM 4150 b から対応する補正情報（例えば、5 %）を取得するとともに、輝度設定情報に含まれる LED の輝度が 75 % で液晶表示装置 1900 のバックライトを点灯するときには、この 75 % に対して取得した補正情報である 5 % だけさらに上乘せした 80 % の輝度となるように、輝度設

30

40

50

定情報に含まれる輝度調節情報に基づいて液晶表示装置 1900 のバックライトの輝度を調節して点灯し、液晶表示装置 1900 を最初に電源投入した日時からすでに 12 月を経過している場合には、周辺制御 ROM 4150b から対応する補正情報（例えば、10%）を取得するとともに、輝度設定情報に含まれる LED の輝度が 75% で液晶表示装置 1900 のバックライトを点灯するときには、この 75% に対して取得した補正情報である 10% だけさらに上乘せした 85% の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて液晶表示装置 1900 のバックライトの輝度を調節して点灯する。なお、RTC 制御部 4165 の RTC 内蔵 RAM 4165aa から、直接、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して現在の日時を特定してもいいし、後述する周辺制御部電源投入時処理におけるステップ S1002 の現在時刻情報取得処理において周辺制御 RAM 4150c の RTC 情報取得記憶領域 4150cad における、カレンダー情報記憶部にセットされて周辺制御基板 4140 のシステムにより更新される現在のカレンダー情報と、時刻情報記憶部にセットされて周辺制御基板 4140 のシステムにより更新される現在の時刻情報と、を取得して現在の日時を特定してもいい。

【0637】

[6-3-4. 音量調整ボリューム]

音量調整ボリューム 4140a は、上述したように、本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れる音楽や効果音等の音量をつまみ部を回動操作することにより調節することができるようになっている。音量調整ボリューム 4140a は、上述したように、そのつまみ部が回動操作されることにより抵抗値が可変するようになっており、電氣的に接続された周辺制御 A/D コンバータ 4150ak がつまみ部の回転位置における抵抗値により分圧された電圧を、アナログ値からデジタル値に変換して、値 0 ~ 値 1023 までの 1024 段階の値に変換している。本実施形態では、上述したように、1024 段階の値を 7 つに分割して基板ボリューム 0 ~ 6 として管理している。基板ボリューム 0 では消音、基板ボリューム 6 では最大音量に設定されており、基板ボリューム 0 から基板ボリューム 6 に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム 0 ~ 6 に設定された音量となるように液晶及び音制御部 4160（後述する音源内蔵 VDP 4160a）を制御して本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から音楽や効果音が流れるようになっている。このように、つまみ部の回動操作に基づく音量調整により本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から音楽や効果音が流れるようになっている。また、本実施形態では、上述したように、音楽や効果音のほかに、パチンコ遊技機 1 の不具合の発生やパチンコ遊技機 1 に対する不正行為をホールの店員等に報知するための報知音や、遊技演出に関する内容等を告知する（例えば、液晶表示装置 1900 に繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したり等。）ための告知音も本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れるが、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部 4160（後述する音源内蔵 VDP 4160a）を制御して調整することができるようになっている。このプログラムにより調整される音量は、上述した 7 段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。これにより、例えば、ホールの店員等が音量調整ボリューム 4140a のつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機 1 に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気付き難くなることを防止することができる。また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリ

10

20

30

40

50

ュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて液晶表示装置 1900 で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。

#### 【0638】

なお、本実施形態では、音量調整ボリューム 4140a のつまみ部を回動操作することにより音楽や効果音の音量を調節するようになっていることに加えて、図 43 に示した、操作ユニット 400 のダイヤル操作部 401 を操作することで大当り遊技状態が発生している期間（例えば、大当り遊技状態として 1 ラウンド～15 ラウンドまでの計 15 ラウンドが設定されている場合には、1 ラウンド～15 ラウンドまでの各ラウンドを消化している期間）内において演出音のサブボリューム値を調節することができるようになっている。本実施形態では、大当り遊技状態を実行中に音楽が本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れるようになっており、例えばドラム音がズンズン響いて不快に感じる遊技者は音量を小さく調節して大当り遊技状態を心地よく消化させることができ、また迫力ある音量で大当り遊技状態を消化したい遊技者は音量を大きく調節して大当り遊技状態を心地よく消化させることができるようになっている。大当り遊技状態において調節された演出音のサブボリューム値は、大当り遊技状態が消化されたのち、そのサブボリューム値が維持されて演出が進行するようになっている。演出音のサブボリューム値は、パチンコ遊技機 1 の電源投入後、客待ち状態となって液晶表示装置 1900 によるデモンストレーションが行われている期間内において、デフォルト値（初期値）として、上述した、音量調整ボリューム 4140a のつまみ部が回動操作されて調節された基板ボリュームが設定されるようになっている。ここで、大当り遊技状態が発生している期間内において操作ユニット 400 のダイヤル操作部 401 を操作することで音楽や効果音の音量を所望の音量に調節することができるプログラムについて簡単に説明する。このプログラムは、音量調整ボリューム 4140a のつまみ部の回転位置における抵抗値により分圧された電圧を、周辺制御 A/D コンバータ 4150ak がアナログ値からデジタル値に変換して、この変換した値に対して、操作ユニット 400 のダイヤル操作部 401 の操作に応じて所定値を加算又は減算することによって、基板ボリュームの値を増やしたり、又は減らしたりすることができるようになっている。この調節された音量は、音源内蔵 VDP 4160a の内蔵音源における複数のトラックのうち、音楽や効果音等の演出音の音データが組み込まれたトラックに対して、サブボリューム値として設定更新されて演出音の音量の調節に反映されるものの、上述した報知音や告知音の音量に調節に反映されないようになっている。

#### 【0639】

このように、本実施形態では、音量調整ボリューム 4140a のつまみ部を直接回動操作することにより音楽や効果音の音量を調節する場合と、操作ユニット 400 のダイヤル操作部 401 の操作に応じて所定値を加算又は減算することによって、基板ボリュームの値を増やしたり、又は減らしたりすることにより音楽や効果音の音量を調節する場合と、の 2 つの方法がある。音量調整ボリューム 4140a は、周辺制御基板 4140 に実装されているため、本体枠 3 を外枠 2 から必ず開放した状態にする必要がある。そうすると、音量調整ボリューム 4140a のつまみ部を回動操作することができるのは、ホールの店員となる。ところが、ホールの店員が調節した音量では、遊技者にとって小さく感じて音楽や効果音を聞き取り難い場合もあるし、遊技者にとって大きく感じて音楽や効果音をうるさく感じる場合もある。そこで、大当り遊技状態が発生している期間（例えば、大当り遊技状態として 1 ラウンド～15 ラウンドまでの計 15 ラウンドが設定されている場合には、1 ラウンド～15 ラウンドまでの各ラウンドを消化している期間）内において、操作ユニット 400 のダイヤル操作部 401 を操作することにより、音楽や効果音の音量を所望の音量に調節することができるようになっている。これにより、遊技者は所望の音量に音楽や効果音の音量を調節することができるため、ホールの店員が調節した音量を小さく感じて音楽や効果音を聞き取り難い場合には、操作ユニット 400 のダイヤル操作部 40

1 を操作して所望の音量まで大きくすることができるし、ホールの店員が調節した音量を大きく感じて音楽や効果音をうるさく不快に感じる場合には、操作ユニット 400 のダイヤル操作部 401 を操作して所望の音量まで小さくすることができる。また本実施形態では、大当り遊技状態を実行中に音楽が本体枠 3 に設けたスピーカ 821 及び扉枠 5 に設けたスピーカ 130, 222, 262 から流れるようになっているため、例えばドラム音がズンズン響いて不快に感じる遊技者は音量を小さく調節して大当り遊技状態を心地よく消化させることができるし、より迫力ある音量で大当り遊技状態を消化したい遊技者は音量を大きく調節して大当り遊技状態を心地よく消化させることができるようになっている。

#### 【0640】

また、本実施形態では、パチンコ遊技機 1 において遊技が行われていない状態が所定時間継続され、客待ち状態となって液晶表示装置 1900 によるデモンストレーションが行われると、前回、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量がキャンセルされて、音量が初期化されるようになっている。この音量の初期化では、ホールの店員が調節した音量、つまりホールの店員が音量調整ボリューム 4140a のつまみ部を直接回動操作して調節した音量となるようになっている（つまり、演出音のサブボリューム値が、デフォルト値（初期値）として、上述した、音量調整ボリューム 4140a のつまみ部が回動操作されて調節された基板ボリュームが設定されるようになっている）。これにより、今回、パチンコ遊技機 1 の前面に着座して遊技を行う遊技者は、大当り遊技状態が発生している期間（例えば、大当り遊技状態として 1 ラウンド～15 ラウンドまでの計 15 ラウンドが設定されている場合には、1 ラウンド～15 ラウンドまでの各ラウンドを消化している期間）内において、操作ユニット 400 のダイヤル操作部 401 を操作して所望の音量に調節することができる。

#### 【0641】

#### [7. 電源システム]

次に、パチンコ遊技機 1 に供給される電力について、図 102、及び図 103 を参照して説明する。図 102 はパチンコ遊技機の電源システムを示すブロック図であり、図 103 は図 102 のつづきを示すブロック図である。まず、電源基板 851 について説明し、続いて各制御基板等へ供給される電源について説明する。なお、各種基板のグランドや各種端子板のグランドは、図示しないが、電源基板 851 のグランドと電氣的に接続されている。

#### 【0642】

#### [7-1. 電源基板]

電源基板 851 は、電源コードと電氣的に接続されており、この電源コードのプラグがパチンコ島設備の電源コンセントに差し込まれている。図 79 に示した電源スイッチ 852 を操作すると、パチンコ島設備から供給されている電力が電源基板 851 に供給され、パチンコ遊技機 1 の電源投入を行うことができる。

#### 【0643】

電源基板 851 は、図 102 に示すように、全波整流回路 851a、力率改善回路 851b、平滑化回路 851c、+5.2V 作成回路 851d、+5.25V 作成回路 851e、+12V 作成回路 851f、+24V 作成回路 851g を備えている。全波整流回路 851a は、パチンコ島設備から供給されている交流 24 ボルト（AC 24V）を全波整流して力率改善回路 851b に供給している。この力率改善回路 851b は、全波整流された電力の力率を改善して直流 +37V（DC +37V、以下、「+37V」と記載する。）を作成して平滑化回路 851c に供給している。この平滑化回路 851c は、入力される +37V のリップルを除去して +37V を平滑化させて +5.2V 作成回路 851d、+5.25V 作成回路 851e、+12V 作成回路 851f、+24V 作成回路 851g、払出制御基板 4110、及び枠周辺中継端子板 868 にそれぞれ供給している。+5.2V 作成回路 851d は、平滑化回路 851c から供給される +37V から直流 +5.2V（DC +5.2V、以下、「+5.2V」と記載する。）を作成している。この +5.2V が印加されて供給される電源系統が +5.2V 電源ラインとなる。+5.25V 作



成回路 8 5 1 e は、平滑化回路 8 5 1 c から供給される + 3 7 V から直流 + 5 . 2 5 V ( D C + 5 . 2 5 V、以下、「+ 5 . 2 5 V」と記載する。)を作成している。この + 5 . 2 5 V が印加されて供給される電源系統が + 5 . 2 5 V 電源ラインとなる。+ 1 2 V 作成回路 8 5 1 f は、平滑化回路 8 5 1 c から供給される + 3 7 V から直流 + 1 2 V ( D C + 1 2 V、以下、「+ 1 2 V」と記載する。)を作成している。この + 1 2 V が印加されて供給される電源系統が + 1 2 V 電源ラインとなる。+ 2 4 V 作成回路 8 5 1 g は、平滑化回路 8 5 1 c から供給される + 3 7 V から直流 + 2 4 V ( D C + 2 4 V、以下、「+ 2 4 V」と記載する。)を作成している。この + 2 4 V が印加されて供給される電源系統が + 2 4 V 電源ラインとなる。+ 5 . 2 V 作成回路 8 5 1 d、+ 1 2 V 作成回路 8 5 1 f、及び + 2 4 V 作成回路 8 5 1 g で作成される電圧は、払出制御基板 4 1 1 0 に供給され、+ 5 . 2 5 V 作成回路 8 5 1 e、+ 1 2 V 作成回路 8 5 1 f、及び + 2 4 V 作成回路 8 5 1 g で作成される電圧は、枠周辺中継端子板 8 6 8 に供給されている。なお、パチンコ島設備から供給されている A C 2 4 V は、全波整流回路 8 5 1 a のほかに、電源基板 8 5 1 を介して遊技球等貸出装置接続端子板 8 6 9 にも供給されている。

10

20

30

40

50

#### 【 0 6 4 4 】

また、電源基板 8 5 1 は、キャパシタ B C 0 , B C 1 を備えている。キャパシタ B C 0 は、主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a に内蔵された R A M ( 主制御内蔵 R A M ) のバックアップ電源であり、キャパシタ B C 1 は、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a に内蔵された R A M ( 払出制御内蔵 R A M ) のバックアップ電源である。

#### 【 0 6 4 5 】

+ 5 . 2 V 作成回路 8 5 1 d で作成される + 5 . 2 V は、後述するように、払出制御基板 4 1 1 0 に供給されるとともに、払出制御基板 4 1 1 0 を介して主制御基板 4 1 0 0 に供給されている。払出制御基板 4 1 1 0 に供給される + 5 . 2 V は、払出制御 M P U 4 1 2 0 a の電源端子に印加されるとともに、ダイオード P D 0 を介して払出制御内蔵 R A M の電源端子に印加されるようになっている。主制御基板 4 1 0 0 に供給される + 5 . 2 V は、主制御 M P U 4 1 0 0 a の電源端子に印加されるとともに、ダイオード M D 0 を介して主制御内蔵 R A M の電源端子に印加されるようになっている。

#### 【 0 6 4 6 】

電源基板 8 5 1 のキャパシタ B C 1 のマイナス端子 ( 以下、「キャパシタ B C 1 の - 端子」と記載する。)は、グランドと接地される一方、そのプラス端子 ( 以下、「キャパシタ B C 1 の + 端子」と記載する。)は、払出制御基板 4 1 1 0 の払出制御内蔵 R A M の電源端子と電気的に接続されるとともに、払出制御基板 4 1 1 0 のダイオード P D 0 のカソード端子とも電気的に接続されている。つまり、+ 5 . 2 V 作成回路 8 5 1 d からの電力は、払出制御 M P U 4 1 2 0 a の電源端子に向かって電流が流れるとともに、ダイオード P D 0 により順方向である払出制御内蔵 R A M の電源端子と、キャパシタ B C 1 の + 端子と、に向かって電流が流れるようになっている。このように、キャパシタ B C 1 は、+ 5 . 2 V 作成回路 8 5 1 d で作成される + 5 . 2 V が払出制御基板 4 1 1 0、そして再び払出制御基板 4 1 1 0 から電源基板 8 5 1 に戻ってくるといった電気的な接続方法により + 5 . 2 V が印加されて充電することができるようになっている。これにより、+ 5 . 2 V 作成回路 8 5 1 d からの電力が払出制御基板 4 1 1 0 に供給されなくなった場合には、キャパシタ B C 1 に充電された電荷が払 V B B として払出制御基板 4 1 1 0 に供給されるようになっているため、払出制御 M P U 4 1 2 0 a の電源端子にはダイオード P D 0 により電流が妨げられて流れず払出制御 M P U 4 1 2 0 a が作動しないものの、払出制御内蔵 R A M の電源端子には払 V B B が印加されることにより記憶内容が保持されるようになっている。

#### 【 0 6 4 7 】

電源基板 8 5 1 のキャパシタ B C 0 のマイナス端子 ( 以下、「キャパシタ B C 0 の - 端子」と記載する。)は、グランドと接地される一方、そのプラス端子 ( 以下、「キャパシタ B C 0 の + 端子」と記載する。)は、払出制御基板 4 1 1 0 を介して主制御基板 4 1 0

0の主制御内蔵RAMの電源端子と電氣的に接続されるとともに、主制御基板4100のダイオードMD0のカソード端子とも電氣的に接続されている。つまり、+5.2V作成回路851dからの電力は、主制御MPU4100aの電源端子に向かって電流が流れるとともに、ダイオードMD0により順方向である主制御内蔵RAMの電源端子と、キャパシタBC0の+端子と、に向かって電流が流れるようになっている。このように、キャパシタBC0は、+5.2V作成回路851dで作成される+5.2Vが払出制御基板4110、主制御基板4100、そして再び払出制御基板4110から電源基板851に戻ってくるといった電氣的な接続方法により+5.2Vが印加されて充電することができるようになっている。これにより、+5.2V作成回路851dからの電力が主制御基板4100に供給されなくなった場合には、キャパシタBC0に充電された電荷が主VBBとして主制御基板4100に供給されるようになっているため、主制御MPU4100aの電源端子にはダイオードMD0により電流が妨げられて流れず主制御MPU4100aが作動しないものの、主制御内蔵RAMの電源端子には主VBBが印加されることにより記憶内容が保持されるようになっている。

10

#### 【0648】

##### [7-2. 各制御基板等に供給される電圧]

次に、各制御基板等に供給される電圧についての概要を説明し、続いて、主として払出制御基板4110、主制御基板4100、及び発射電源基板831に供給される電圧について説明する。

20

#### 【0649】

電源基板851で作成された+5.2V、+12V、及び+24Vという3種類の電圧は、図102に示すように、払出制御基板4110に供給されるとともに、この払出制御基板4110を介して主制御基板4100にも供給されている。また電源基板851で作成された+5.25V、+12V、+24V、及び+37Vという4種類の電圧は、枠周辺中継端子板868に供給されるとともに、この枠周辺中継端子板868を介して周辺制御基板4140に供給される一方、その4種類の電圧のうち、+5.25V、+12V、及び+24Vという3種類の電圧が周辺扉中継端子板882に供給されている。周辺制御基板4140に供給される+5.25V、+12V、+24V、及び+37Vという4種類の電圧は、図103(a)に示すように、その4種類の電圧のうち、+5.25V、+12V、及び+24Vという3種類の電圧がランプ駆動基板4170のランプ駆動回路4170aに供給されてランプ駆動回路4170aから遊技盤4の各種装飾基板に点灯信号、点滅信号や階調点灯信号等の各種信号が出力され、その4種類の電圧がモータ駆動基板4180の駆動源駆動回路4180aに供給されて駆動源駆動回路4180aから遊技盤4のモータやソレノイド等の電氣的駆動源に駆動信号を出力している。また、その4種類の電圧のうち、+24V及び+37Vという2種類の電圧が液晶表示装置1900に供給されている。液晶表示装置1900は、描画制御される液晶モジュール1900aと、この液晶モジュール1900aのバックライト用の電源であるバックライト電源と、を備えており、+24Vが液晶モジュール1900aに供給され、+37Vがバックライト電源に供給されている。これに対して、周辺扉中継端子板882に供給される+5.25V、+12V、及び+24Vという3種類の電圧は、図103(b)に示すように、枠装飾駆動アンプ基板194に供給されており、その3種類の電圧のうち、+12Vが+9V作成回路194aに供給されて直流+9V(DC+9V、以下、「+9V」と記載する。)を作成している。枠装飾駆動アンプ基板194は、その3種類の電圧に加えて、+9V作成回路194aで作成される+9Vを合わせた4種類の電圧を扉枠5の各種装飾基板等に供給している。

30

40

#### 【0650】

##### [7-2-1. 払出制御基板に供給される電圧]

払出制御基板4110は、図102に示すように、払出制御MPU4120a等のほかに、払出制御フィルタ回路4110a、停電監視回路4110bも備えている。この払出制御フィルタ回路4110aは、電源基板851からの+5.2Vが供給されており、こ

50

の + 5 . 2 V からノイズを除去している。この + 5 . 2 V は、ダイオード P D 0 を介して電源基板 8 5 1 のキャパシタ B C 1 に供給されるほかに、例えば、払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a 等に供給されている。停電監視回路 4 1 1 0 b は、電源基板 8 5 1 からの + 1 2 V 及び + 2 4 V が供給されており、これら + 1 2 V 及び + 2 4 V の停電又は瞬停の兆候を監視している。停電監視回路 4 1 1 0 b は、+ 1 2 V 及び + 2 4 V の停電又は瞬停の兆候を検出すると、停電予告として停電予告信号を主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a に出力する。この停電予告信号は、主制御基板 4 1 0 0 を介して、周辺制御基板 4 1 4 0 に伝わることにより、この周辺制御基板 4 1 4 0 を介して、図 1 0 3 ( a ) , ( b ) に示すように、液晶表示装置 1 9 0 0 のバックライト電源 1 9 0 0 b に伝わる一方、枠周辺中継端子板 8 6 8、周辺扉中継端子板 8 8 2、そして枠装飾駆動アンプ基板 1 9 4 にも伝わって、枠装飾駆動アンプ基板 1 9 4 を介して、扉枠 5 の各種装飾基板等に伝わるようになっている。

10

#### 【 0 6 5 1 】

なお、+ 1 2 V 及び + 2 4 V は、停電監視回路 4 1 1 0 b に供給されるほかに、+ 1 2 V は、例えば、払出制御部 4 1 2 0 の払出制御入力回路 4 1 2 0 e 等にも供給され、+ 2 4 V は、例えば、払出制御部 4 1 2 0 の払出モータ駆動回路 4 1 2 0 d 等にも供給されている。また、電源基板 8 5 1 からの + 3 7 は、払出制御基板 4 1 1 0 において何ら使用されずに、払出制御基板 4 1 1 0 を介して、そのまま発射電源基板 8 3 1 に供給されている。発射電源基板 8 3 1 は、供給される + 3 7 V から後述する所定電圧を作成して発射制御部 4 1 3 0 の発射ソレノイド駆動回路 4 1 3 0 d に供給している。

20

#### 【 0 6 5 2 】

このように、停電監視回路 4 1 1 0 b を本体枠 3 側の払出制御基板 4 1 1 0 に備えることによって、遊技盤 4 を製造するごとに停電監視回路 4 1 1 0 b を搭載する必要がまったくなくなるため、遊技盤 4 の製造コスト削減に寄与することができる。

#### 【 0 6 5 3 】

ここで、本実施形態では、払出制御基板 4 1 1 0 に停電監視回路 4 1 1 0 b を備えた構成としている理由について簡単に説明する。電源基板 8 5 1 からの + 5 . 2 V、+ 1 2 V、及び + 2 4 V は、上述したように、払出制御基板 4 1 1 0 を介して主制御基板 4 1 0 0 に供給されている。換言すると、本体枠 3 側に備える電源基板 8 5 1 からの + 5 . 2 V、+ 1 2 V、及び + 2 4 V は、遊技盤 4 側に備える主制御基板 4 1 0 0 に対して、伝送経路として最も近い関係となっている本体枠 3 側に備える払出制御基板 4 1 1 0 を介して供給されている。これにより、電源基板 8 5 1 に停電監視回路を備える場合と比べて、主制御基板 4 1 0 0 に対して伝送経路としてより近い関係で + 1 2 V 及び + 2 4 V の停電又は瞬停の兆候を監視することができるため、停電予告信号を主制御基板 4 1 0 0 に伝える伝送経路を短く構成することによって主制御基板 4 1 0 0 が重要な遊技情報のバックアップを開始するタイミングを速くすることに寄与することができる。また、上述した、+ 1 2 V 電源ラインと + 2 4 V 電源ラインとの 2 つの電源ラインに印加される電圧をそれぞれ監視することによって、+ 1 2 V 電源ライン又は + 2 4 V 電源ラインの一方の電源ラインに印加される電圧を監視する場合と比べて、停電又は瞬停等の電源断の兆候をより正確に把握することができる。また、最近のパチンコ遊技機では、枠や遊技盤等に極めて多くの電飾を設けることによって、煌びやかな演出や迫力ある魅力的な演出を遊技者に提供しており、電飾の数が増加する傾向にある。これに伴って消費電力も大きくなってきており、電源基板を改良する機会も増加してきている。これに対して、払出制御基板は、専ら遊技球の払出動作等を行う基板であるため、払出に関する大きなシステム改良がなければ、作り直す機会が極めて少ない。そこで、本実施形態では、上述した理由により、停電監視回路 4 1 1 0 b を、電源基板 8 5 1 に備えた構成を採用せず、払出制御基板 4 1 1 0 に備えた構成を採用した。

30

40

#### 【 0 6 5 4 】

##### [ 7 - 2 - 2 . 主制御基板に供給される電圧 ]

主制御基板 4 1 0 0 は、図 1 0 2 に示すように、主制御 M P U 4 1 0 0 a 等のほかに、

50

主制御フィルタ回路 4 1 0 0 g も備えている。主制御フィルタ回路 4 1 0 0 g は、払出制御基板 4 1 1 0 からの + 5 . 2 V が供給されており、この + 5 . 2 V からノイズを除去している。この + 5 . 2 V は、ダイオード M D 0 を介して電源基板 8 5 1 のキャパシタ B C 0 に供給されるほかに、例えば、主制御 M P U 4 1 0 0 a 等に供給されている。払出制御基板 4 1 1 0 からの + 1 2 V は、例えば、主制御入力回路 4 1 0 0 c 等に供給され、払出制御基板 4 1 1 0 からの + 2 4 V は、例えば、主制御ソレノイド駆動回路 4 1 0 0 d 等に供給されている。

#### 【 0 6 5 5 】

##### [ 7 - 2 - 3 . 発射電源基板に供給される電圧 ]

発射電源基板 8 3 1 は、図 1 0 2 に示すように、D C / D C コンバータ 8 3 1 a、電解コンデンサ S C 0 ( 本実施形態では、静電容量 : 4 7 0 0 マイクロファラッド (  $\mu F$  ) ) を備えている。D C / D C コンバータ 8 3 1 a は、払出制御基板 4 1 1 0 からの + 3 7 V を降圧して直流 + 3 5 V ( D C + 3 5 V、以下、「+ 3 5 V」と記載する。 ) を作成して払出制御基板 4 1 1 0 における発射制御部 4 1 3 0 の発射ソレノイド駆動回路 4 1 3 0 d に供給している。

10

#### 【 0 6 5 6 】

電解コンデンサ S C 0 のマイナス端子 ( 以下、「電解コンデンサ S C 0 の - 端子」と記載する。 ) は、グランドと接地される一方、そのプラス端子 ( 以下、「電解コンデンサ S C 0 の + 端子」と記載する。 ) は、D C / D C コンバータ 8 3 1 a の + 3 5 V 出力端子と電氣的に接続されている。つまり、電解コンデンサ S C 0 は、D C / D C コンバータ 8 3 1 a から出力される + 3 5 V が印加されることで充電されるようになっている。本実施形態では、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 に充電された電荷の放電による電流と、が併合された併合電流が払出制御基板 4 1 1 0 の発射ソレノイド駆動回路 4 1 3 0 d に流れるようになっている。その詳細な説明を後述する。

20

#### 【 0 6 5 7 】

なお、上述したように、電源基板 8 5 1 からの + 5 . 2 V は、払出制御基板 4 1 1 0 に供給されるのに対して、電源基板 8 5 1 からの + 5 . 2 5 V は、枠周辺中継端子板 8 6 8 に供給されている。+ 5 . 2 V 及び + 5 . 2 5 V は、各制御基板の制御基準電圧となるものであるが、電源基板 8 5 1 と配線 ( ハーネス ) を介して電氣的に接続された場合に、配線のトータル長さ、つまり電源経路が短い、払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 とに対しては、その配線に伴う電圧ドロップ ( 電圧降下 ) を小さく見積もることができるため、+ 5 . 2 V が電源基板 8 5 1 から供給されるのに対して、配線のトータル長さ、つまり電源経路が払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 とに比べて長い、周辺制御基板 4 1 4 0 や枠装飾駆動アンプ基板 1 9 4 に加えて、周辺制御基板 4 1 4 0 に従属する、ランプ駆動基板 4 1 7 0、及びモータ駆動基板 4 1 8 0 や枠装飾駆動アンプ基板 1 9 4 に従属する扉枠側の各種装飾基板等に対しては、その配線に伴う電圧ドロップ ( 電圧降下 ) が無視できないため、払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 とに供給される + 5 . 2 V より高い電圧である + 5 . 2 5 V が電源基板 8 5 1 から供給されている。

30

#### 【 0 6 5 8 】

##### [ 8 . 主制御基板の回路 ]

次に、図 9 7 に示した主制御基板 4 1 0 0 の回路等について、図 1 0 4、及び図 1 0 5 を参照して説明する。図 1 0 4 は主制御基板の回路を示す回路図であり、図 1 0 5 は主制御基板と周辺制御基板との基板間の通信用インターフェース回路を示す回路図である。まず、図 1 0 2 に示した主制御フィルタ回路 4 1 0 0 g について説明し、続いて主制御基板 4 1 0 0 で作成された電源、主制御システムリセット I C、主制御水晶発振器、主制御入力回路、主制御 I / O ポート 4 1 0 0 b 等の各種入出力信号、主制御基板 4 1 0 0 と周辺制御基板 4 1 4 0 との基板間の通信用インターフェース回路について説明する。

40

#### 【 0 6 5 9 】

主制御基板 4 1 0 0 は、図 1 0 4 に示すように、主制御 M P U 4 1 0 0 a、主制御 I / O ポート 4 1 0 0 b、主制御 3 端子フィルタ M I C 0 のほかに、周辺回路として、リセッ

50

ト信号を出力する主制御システムリセットMIC1、クロック信号を出力する主制御水晶発振器MX0（本実施形態では、24メガヘルツ（MHz））を主として構成されている。

#### 【0660】

##### [ 8 - 1 . 主制御フィルタ回路 ]

主制御フィルタ回路4100gは、図104に示すように、主制御3端子フィルタMIC0を主として構成されている。この主制御3端子フィルタMIC0は、T型フィルタ回路であり、フェライトで磁気シールドした減衰特性の優れたものである。主制御3端子フィルタMIC0は、その1番端子に、図102に示した、電源基板851から払出制御基板4110を介して+5.2Vが印加され、その2番端子がグランドと接地され、その3番端子からノイズ成分を除去した+5.2Vが出力されている。1番端子に印加される+5.2Vは、グランド（GND）と接地された電解コンデンサMC0により、まずリップル（電圧に畳重された交流成分）が除去されて平滑化されている。

10

#### 【0661】

3番端子から出力される+5.2Vは、グランドと接地された、コンデンサMC1、及び電解コンデンサMC2（本実施形態では、静電容量：470マイクロファラッド（ $\mu F$ ））により、さらにリップルが除去されて平滑化されている。この平滑化された+5.2Vは、主制御システムリセットMIC1の電源端子、主制御水晶発振器MX0の電源端子であるVDD端子、主制御MPU4100aの電源端子であるVDD端子、主制御I/Oポート4100bの電源端子であるVCC端子等にそれぞれ印加されている。

20

#### 【0662】

主制御MPU4100aのVDD端子はグランドと接地されたコンデンサMC3と電氣的に接続され、主制御I/Oポート4100bのVCC端子はグランドと接地されたコンデンサMC4と電氣的に接続されており、VDD端子及びVCC端子に入力される+5.2Vはさらにリップルが除去されて平滑化されている。主制御MPU4100aの接地端子であるVSS端子はグランドと接地され、主制御I/Oポート4100bの接地端子であるGND端子はグランドと接地されている。

#### 【0663】

また、主制御MPU4100aのVDD端子は、コンデンサMC3と電氣的に接続されるほかに、ダイオードMD0のアノード端子と電氣的に接続されている。ダイオードMD0のカソード端子は、主制御MPU4100aに内蔵されたRAM（主制御内蔵RAM）の電源端子であるVBB端子と電氣的に接続されるとともに、グランドと接地されたコンデンサMC5と電氣的に接続されている。この主制御内蔵RAMのVBB端子は、ダイオードMD0のカソード端子及びコンデンサMC5と電氣的に接続されるほかに、抵抗MR0を介して、図102に示した電源基板851のキャパシタBC0の+端子と電氣的に接続されている。つまり、主制御フィルタ回路4100gによりノイズ成分が除去されて平滑化された+5.2Vは、主制御MPU4100aのVDD端子に印加されるとともに、ダイオードMD0を介して、主制御内蔵RAMのVBB端子と、キャパシタBC0の+端子と、に印加されるようになっていて、これにより、上述したように、図102に示した電源基板851の+5.2V作成回路851dからの電力が主制御基板4100に供給されなくなった場合には、キャパシタBC0に充電された電荷が主VBBとして主制御基板4100に供給されるようになっていて、主制御MPU4100aのVDD端子にはダイオードMD0により電流が妨げられて流れず主制御MPU4100aが作動しないものの、主制御内蔵RAMのVBB端子には主VBBが印加されることにより記憶内容が保持されるようになっていて。

30

40

#### 【0664】

##### [ 8 - 2 . 主制御システムリセットIC ]

主制御フィルタ回路4100gによりノイズ成分が除去されて平滑化された+5.2Vは、図104に示すように、主制御システムリセットMIC1の電源端子に印加されている。主制御システムリセットMIC1は、主制御MPU4100a及び主制御I/Oポー

50

ト 4 1 0 0 b にリセットをかけるものであり、遅延回路が内蔵されている。主制御システムリセット M I C 1 の遅延容量端子には、グランドと接地されたコンデンサ M C 6 が電氣的に接続されており、このコンデンサ M C 6 の容量によって遅延回路による遅延時間を設定することができるようになっている。具体的には、主制御システムリセット M I C 1 は、電源端子に入力された + 5 . 2 V がしきい値（例えば、4 . 2 5 V）に達すると、遅延時間経過後に出力端子からシステムリセット信号を出力する。

#### 【 0 6 6 5 】

主制御システムリセット M I C 1 の出力端子は、主制御 M P U 4 1 0 0 a のリセット端子である S R S T 端子及び主制御 I / O ポート 4 1 0 0 b のリセット端子である R E S E T N 端子と電氣的に接続されている。出力端子は、オープンコレクタ出力タイプであり、プルアップ抵抗 M R 1 により + 5 . 2 V 側へ引き上げられている。この + 5 . 2 V 側へ引き上げられた電圧は、グランドと接地されたコンデンサ M C 7 によりリップルが除去されて平滑化されている（コンデンサ M C 7 は、ローパスフィルタとしての役割も担っている）。出力端子は、電源端子に入力される電圧がしきい値より大きいときにはプルアップ抵抗 M R 1 により + 5 . 2 V 側へ引き上げられて論理が H I となり、この論理が主制御 M P U 4 1 0 0 a の S R S T 端子及び主制御 I / O ポート 4 1 0 0 b の R E S E T N 端子に入力される一方、電源端子に入力される電圧がしきい値より小さいときには論理が L O W となり、この論理が主制御 M P U 4 1 0 0 a の S R S T 端子及び主制御 I / O ポート 4 1 0 0 b の R E S E T N 端子に入力される。主制御 M P U 4 1 0 0 a の S R S T 端子及び主制御 I / O ポート 4 1 0 0 b の R E S E T N 端子は負論理入力であるため、電源端子に入力される電圧がしきい値より小さい状態になると、主制御 M P U 4 1 0 0 a 及び主制御 I / O ポート 4 1 0 0 b にリセットがかかる。なお、電源端子はグランドと接地されたコンデンサ M C 8 と電氣的に接続されており、電源端子に入力される + 5 . 2 V はリップルが除去されて平滑化されている。また、接地端子はグランドと接地されており、N C 端子は外部と電氣的に未接続の状態となっている。

#### 【 0 6 6 6 】

##### [ 8 - 3 . 主制御水晶発振器 ]

主制御フィルタ回路 4 1 0 0 g によりノイズ成分が除去されて平滑化された + 5 . 2 V は、図 1 0 4 に示すように、主制御水晶発振器 M X 0 の電源端子である V D D 端子に印加されている。この V D D 端子は、グランドと接地されたコンデンサ M C 9 と電氣的に接続されており、V D D 端子に入力される + 5 . 2 V は、さらにリップルが除去されて平滑化されている。また、この平滑化された + 5 . 2 V は、V D D 端子のほかに、出力周波数選択端子である A 端子、B 端子、C 端子及び S T 端子にも入力されている。主制御水晶発振器 M X 0 は、これらの A 端子、B 端子、C 端子及び S T 端子に + 5 . 2 V が印加されることにより、2 4 M H z のクロック信号を出力端子である F 端子から出力する。

#### 【 0 6 6 7 】

主制御水晶発振器 M X 0 の F 端子は、主制御 M P U 4 1 0 0 a のクロック端子である C L K 端子と電氣的に接続されており、2 4 M H z のクロック信号が入力されている。このクロック信号が入力された主制御 M P U 4 1 0 0 a は、その E 端子よりクロック信号を出力する。E 端子は、主制御 I / O ポート 4 1 0 0 b のクロック端子である C L K 端子と電氣的に接続されており、E 端子から出力される 2 4 M H z のクロック信号が入力されている。主制御 M P U 4 1 0 0 a の E 端子と主制御 I / O ポート 4 1 0 0 b の C L K 端子との端子間は、プルアップ抵抗 M R 2 により + 5 . 2 V 側へ引き上げられている。なお、主制御水晶発振器 M X 0 の接地端子である G N D 端子はグランドと接地されており、主制御水晶発振器 M X 0 の F 端子の分周波を出力する D 端子は外部と電氣的に未接続の状態となっている。

#### 【 0 6 6 8 】

##### [ 8 - 4 . 主制御入力回路 ]

主制御入力回路 4 1 0 0 c は、図 9 7 に示した、一般入賞口スイッチ 3 0 2 0 , 3 0 2 0、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、磁気検出スイッチ 3 0 4、

カウントスイッチ 2 1 1 0、ゲートスイッチ 2 3 5 2 からの検出信号のほかに、R A M クリアスイッチ 4 1 0 0 e からの検出信号、図 1 0 2 に示した払出制御基板 4 1 1 0 における停電監視回路 4 1 1 0 b からの停電予告信号が入力される回路である。各スイッチからの検出信号が入力される回路構成は、同一であるため、ここでは、R A M クリアスイッチ 4 1 0 0 e からの検出信号が入力される回路と、停電予告信号が入力される回路と、について説明する。

【 0 6 6 9 】

[ 8 - 4 - 1 . R A M クリアスイッチからの検出信号が入力される回路 ]

R A M クリアスイッチ 4 1 0 0 e の出力ピンとしての 3 番ピンは、図 1 0 4 に示すように、プルアップ抵抗 M R 3 により + 5 . 2 V 側へ引き上げられているとともに、抵抗 M R 4 を介して、トランジスタ M T R 0 のベース端子と電氣的に接続されている。トランジスタ M T R 0 のベース端子は、抵抗 M R 4 と電氣的に接続されるほかに、グランドと接地された抵抗 M R 5 と電氣的に接続されている。トランジスタ M T R 0 のエミッタ端子は、グランドに接地され、トランジスタ M T R 0 のコレクタ端子は、プルアップ抵抗 M R 6 により + 5 . 2 V 側へ引き上げられて主制御 I / O ポート 4 1 0 0 b の入力ポート P A の入力ピン P A 0 と電氣的に接続されている。R A M クリアスイッチ 4 1 0 0 e の 1 番ピン及び 2 番ピンはグランドと接地されており、4 番ピンは 3 番ピンと電氣的に接続されている。これにより、R A M クリアスイッチ 4 1 0 0 e が操作されていないときには、3 番ピン及び 4 番ピンがプルアップ抵抗 M R 3 により + 5 . 2 V 側へ引き上げられる一方、R A M クリアスイッチ 4 1 0 0 e が操作されているときには、3 番ピン及び 4 番ピンが 1 番ピン及び 2 番ピンと電氣的に接続されることによりグランド側へ引き下げられる。

10

20

【 0 6 7 0 】

トランジスタ M T R 0、抵抗 M R 4、M R 5 から構成される回路は、スイッチ回路であり、R A M クリアスイッチ 4 1 0 0 e が操作されていないときには、プルアップ抵抗 M R 3 により + 5 . 2 V 側へ引き上げられた電圧がトランジスタ M T R 0 のベース端子に印加されることでトランジスタ M T R 0 が O N し、スイッチ回路も O N することとなる。これにより、トランジスタ M T R 0 のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理が L O W となった R A M クリア信号が主制御 I / O ポート 4 1 0 0 b の入力ピン P A 0 に入力される。一方、R A M クリアスイッチ 4 1 0 0 e が操作されているときには、トランジスタ M T R 0 のベース端子に印加される電圧がグランド側へ引き下げられることでトランジスタ M T R 0 が O F F し、スイッチ回路も O F F することとなる。これにより、トランジスタ M T R 0 のコレクタ端子に印加される電圧がプルアップ抵抗 M R 6 により + 5 . 2 V 側へ引き上げられて論理が H I となった R A M クリア信号が主制御 I / O ポート 4 1 0 0 b の入力ピン P A 0 に入力される。

30

【 0 6 7 1 】

[ 8 - 4 - 2 . 停電予告信号が入力される回路 ]

払出制御基板 4 1 1 0 における停電監視回路 4 1 1 0 b からの停電予告信号は、図 1 0 4 に示すように、プルアップ抵抗 M R 7 により + 1 2 V 側へ引き上げられているとともに、抵抗 M R 8 を介して、トランジスタ M T R 1 のベース端子と電氣的に接続されている。トランジスタ M T R 1 のベース端子は、抵抗 M R 8 と電氣的に接続されるほかに、グランドと接地された抵抗 M R 9 と電氣的に接続されている。トランジスタ M T R 1 のエミッタ端子は、グランドに接地され、トランジスタ M T R 1 のコレクタ端子は、プルアップ抵抗 M R 1 0 により + 5 . 2 V 側へ引き上げられて主制御 I / O ポート 4 1 0 0 b の入力ポート P A の入力ピン P A 1 と電氣的に接続されている。停電予告信号を出力する停電監視回路 4 1 1 0 b は、エミッタ端子がグランドに接地されたオープンコレクタ出力タイプとして構成されており、プルアップ抵抗 M R 7 により + 1 2 V 側へ引き上げられている。これにより、停電予告信号が入力されていないときには、プルアップ抵抗 M R 7 により + 1 2 V 側へ引き上げられる一方、停電予告信号が入力されているときには、グランド側へ引き下げられる。

40

【 0 6 7 2 】

50

トランジスタMTR1、抵抗MR8、MR9から構成される回路は、スイッチ回路であり、停電予告信号が入力されていないときには、プルアップ抵抗MR7により+5.2V側へ引き上げられた電圧がトランジスタMTR1のベース端子に印加されることでトランジスタMTR1がONし、スイッチ回路もONすることとなる。これにより、トランジスタMTR1のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理がLOWとなった停電予告信号1が主制御I/Oポート4100bの入力ピンPA1に入力される。一方、停電予告信号が入力されているときには、トランジスタMTR1のベース端子に印加される電圧がグランド側へ引き下げられることでトランジスタMTR1がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタMTR1のコレクタ端子に印加される電圧がプルアップ抵抗MR10により+5.2V側へ引き上げられて論理がHIとなった停電予告信号1が主制御I/Oポート4100bの入力ピンPA1に入力される。

10

#### 【0673】

なお、RAMクリアスイッチ4100eからの検出信号は、プルアップ抵抗MR3により+5.2V側へ引き上げられているのに対して、停電予告信号は、プルアップ抵抗MR7により+12V側へ引き上げられている。これは、RAMクリアスイッチ4100eからの検出信号が主制御基板4100に入力されているのに対して、停電予告信号が払出制御基板4110を介して入力されているためである。つまり、主制御基板4100と払出制御基板4110との基板間においては、基板間を電氣的に接続する配線（ハーネス）に侵入するノイズの影響を抑えるために、制御基準電圧である+5.2Vよりも高い電圧である+12Vを用いて信号の信頼性を高めている。これにより、主制御基板4100に入力される、一般入賞口スイッチ3020、上始動口スイッチ3022、及び下始動口スイッチ2109からの検出信号は、RAMクリアスイッチ4100eからの検出信号と同様に、プルアップ抵抗により+5.2V側へ引き上げられる一方、図97に示したパネル中継端子板4161を介して入力される、磁気検出スイッチ304、カウントスイッチ2110、一般入賞口スイッチ3020、及びゲートスイッチ2352からの検出信号は、払出制御基板4110からの停電予告信号と同様に、プルアップ抵抗により+12V側へ引き上げられている。

20

#### 【0674】

##### [8-5. 主制御I/Oポート等の各種入出力信号]

30

次に、主制御MPU4100a及び主制御I/Oポート4100bの各種入出力信号について説明する。主制御I/Oポート4100bのデータ入出力端子D0～D7は、主制御MPU4100aのデータ入出力端子D0～D7と、データバスを介して各種情報や各種信号のやり取りを行う。

#### 【0675】

主制御MPU4100aのシリアルデータ入力端子であるRXA端子は、図97に示した払出制御基板4110からのシリアルデータが払主シリアルデータ受信信号として入力される。一方、主制御MPU4100aのシリアルデータ出力端子であるTXA端子及びTXB端子は、TXA端子から、払出制御基板4110に送信するシリアルデータを払主シリアルデータ送信信号として出力し、TXB端子から、図97に示した周辺制御基板4140に送信するシリアルデータを主周シリアルデータ送信信号として出力する。

40

#### 【0676】

主制御I/Oポート4100bの入力ポートPAの入力ピンPA2には、上述した払主シリアルデータ受信信号の正常受信完了の旨を伝える払出制御基板4110からの払主ACK信号が上述した主制御入力回路4100cを介して入力され、入力ポートPAの他の入力ピンやポートPB～PEのうち、入力ポートに設定されているポートの入力ピンには、例えば、図97に示した上始動口スイッチ3022等の各種スイッチからの検出信号が主制御入力回路4100cを介して入力されている。主制御I/Oポート4100bに入力された各種検出信号は、データバスを介して主制御MPU4100aに入力される。

#### 【0677】

50



一方、主制御MPU4100aは、データバスを介して主制御I/Oポート4100bの出力ポートPBの出力ピンPB0から上述した主シリアルデータ受信信号の正常受信完了の旨を伝える主ACK信号を出力し、ポートPB~PEのうち、出力ポートに設定されているポートの出力ピンから、例えば、図97に示した、始動口ソレノイド2105への駆動信号を、主制御ソレノイド駆動回路4100dを介して、出力したり、図97に示した上特別図柄表示器1185等の各種表示器に駆動信号を出力したりする。

#### 【0678】

[8-6. 主制御基板と周辺制御基板との基板間の通信用インターフェース回路]

次に、主制御基板4100と周辺制御基板4140との基板間の通信用インターフェース回路について、図105を参照して説明する。主制御基板4100は、図102に示した電源基板851からの+12V、及び+5.2Vが払出制御基板4110を介して供給されている。主制御基板4100から周辺制御基板4140へ送信される主周シリアルデータ送信信号は、主制御基板4100と周辺制御基板4140との基板間を電氣的に接続する配線(ハーネス)に侵入するノイズの影響を抑えるために、制御基準電圧である+5.2Vよりも高い電圧である+12Vを用いて送信されることによってその信頼性が高められている。

#### 【0679】

具体的には、図105に示すように、主制御基板4100には、通信用インターフェース回路として、プルアップ抵抗MR20、抵抗MR21, MR22、およびトランジスタMT20を主として構成されている。これに対して、周辺制御基板4140には、通信用インターフェース回路として、ダイオードAD10、電解コンデンサAC10(本実施形態では、静電容量:47μF)、フォトカプラAIC10(赤外LEDとフォトICとが内蔵されている。)を主として構成されている。

#### 【0680】

主制御基板4100のダイオードMD20のアノード端子には、電源基板851から供給される+12Vが払出制御基板4110を介して印加されて、ダイオードMD20のカソード端子が、マイナス端子がグランドと接地された電解コンデンサMC20(本実施形態では、静電容量:220マイクロファラッド(μF))のプラス端子と電氣的に接続されている。ダイオードMD20のカソード端子は、電解コンデンサMC20のプラス端子と電氣的に接続されるほかに、配線(ハーネス)を介して、周辺制御基板4140のフォトカプラAIC10のアノード端子(1番端子)と電氣的に接続されている。これにより、例えば停電又は瞬停が発生することにより、図102に示した電源基板851からの電力が払出制御基板4110を介して主制御基板4100に供給されなくなった場合には、電解コンデンサMC20に充電された電荷が+12Vとして主制御基板4100から周辺制御基板4140のフォトカプラAIC10のアノード端子に印加し続けることができるようになっている。

#### 【0681】

ここで、主制御MPU4100aの電源端子であるVDD端子には、停電又は瞬停が発生した場合に、図104に示した電解コンデンサMC2(本実施形態では、静電容量:470μF)に充電された電荷が+5.2Vとして印加されるため、この印加される+5.2Vにより主制御MPU4100aから周辺制御基板4140への送信される主周シリアルデータ送信信号は、少なくとも、主制御MPU4100aに内蔵された主周シリアル送信ポート4100aeの送信バッファレジスタ4100aebにセットされた主周シリアルデータが送信完了することができるようになっている。主制御基板4100から周辺制御基板4140へ送信される主周シリアルデータ送信信号は、上述したように、主制御基板4100と周辺制御基板4140との基板間を電氣的に接続する配線(ハーネス)に侵入するノイズの影響を抑えるために、制御基準電圧である+5.2Vよりも高い電圧である+12Vを用いて送信されることによってその信頼性が高められている。つまり、停電又は瞬停が発生した場合に、主制御MPU4100aは、そのシリアル送信部の送信バッファレジスタにセットされた主周シリアルデータを送信完了することができるものの、こ

の主周シリアルデータを制御基準電圧である + 5 . 2 V により論理を H I とする主周シリアルデータ送信信号がトランジスタ M T R 2 0 のベース端子に入力されても、+ 1 2 V により論理を H I とする主周シリアルデータ送信信号をトランジスタ M T R 2 0 のコレクタ端子から出力することができない。そこで、本実施形態では、停電又は瞬停が発生した場合に、電解コンデンサ M C 2 0 に充電された電荷が + 1 2 V として主制御基板 4 1 0 0 から周辺制御基板 4 1 4 0 のフォトカプラ A I C 1 0 のアノード端子に印加されるため、主制御 M P U 4 1 0 0 a のシリアル送信部の送信バッファレジスタにセットされた主周シリアルデータを、トランジスタ M T R 2 0 のコレクタ端子から + 1 2 V により論理を H I とする主周シリアルデータ送信信号を出力することができるようになっている。これにより、送信途中の主周シリアルデータ送信信号、つまり主周シリアルデータが寸断されことなく周辺制御基板 4 1 4 0 で確実に受信されるようになっている。なお、本実施形態では、主制御 M P U 4 1 0 0 a に内蔵された主周シリアル送信ポート 4 1 0 0 a e の送信バッファレジスタ 4 1 0 0 a e b の記憶容量が 3 2 バイトを有しており、また 1 パケットが 3 バイトのデータから構成されているため、送信バッファレジスタ 4 1 0 0 a e b に最大で 1 0 パケット分のデータが記憶されるようになっている。また、本実施形態では、主制御 M P U 4 1 0 0 a から送信される主周シリアルデータの転送ビットレートが 1 9 2 0 0 b p s に設定されている。

10

20

30

40

50

#### 【 0 6 8 2 】

フォトカプラ A I C 1 0 のカソード端子 ( 3 番端子 ) は、抵抗 A R 1 0 、そしてその配線 ( ハーネス ) を介して、主制御基板 4 1 0 0 のトランジスタ M T R 2 0 のコレクタ端子と電氣的に接続されている。周辺制御基板 4 1 4 0 の抵抗 A R 1 0 は、フォトカプラ A I C 1 0 の内蔵赤外 L E D に流れる電流を制限するための制限抵抗である。

#### 【 0 6 8 3 】

図 1 0 4 に示した主制御 M P U 4 1 0 0 a から主周シリアルデータ送信信号を出力する T X B 端子は、プルアップ抵抗 M R 2 0 により + 5 . 2 V 側に引き上げられているとともに、抵抗 M R 2 1 を介して、トランジスタ M T R 2 0 のベース端子と電氣的に接続されている。トランジスタ M T R 2 0 のベース端子は、抵抗 M R 2 1 と電氣的に接続されるほかに、グランドと接地された抵抗 M R 2 2 と電氣的に接続されている。トランジスタ M T R 2 0 のエミッタ端子は、グランドと接地されている。

#### 【 0 6 8 4 】

抵抗 M R 2 1 , M R 2 2 、及びトランジスタ M T R 2 0 から構成される回路はスイッチ回路であり、主周シリアルデータ送信信号の論理が H I であるときには、トランジスタ M T R 2 0 のベース端子に印加される電圧がグランド側に引き下げられてトランジスタ M T R 2 0 が O F F し、スイッチ回路も O F F することとなる。これにより、周辺制御基板 4 1 4 0 のフォトカプラ A I C 1 0 の内蔵赤外 L E D に順方向の電流が流れないため、フォトカプラ A I C 1 0 が O F F する。一方、主周シリアルデータ送信信号の論理が L O W であるときには、トランジスタ M T R 2 0 のベース端子に印加される電圧がプルアップ抵抗 M R 2 0 より + 5 . 2 V 側に引き上げられてトランジスタ M T R 2 0 が O N し、スイッチ回路も O N することとなる。これにより、周辺制御基板 4 1 4 0 のフォトカプラ A I C 1 0 の内蔵赤外 L E D に順方向の電流が流れるため、フォトカプラ A I C 1 0 が O N する。

#### 【 0 6 8 5 】

周辺制御基板 4 1 4 0 のダイオード A D 1 0 のアノード端子には、電源基板 8 5 1 から供給される + 5 . 2 V が払出制御基板 4 1 1 0 、そして主制御基板 4 1 0 0 を介して印加されて、ダイオード A D 1 0 のカソード端子が、マイナス端子がグランドと接地された電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されている。ダイオード A D 1 0 のカソード端子は、電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されるほかに、フォトカプラ A I C の電源端子である V c c 端子 ( 6 番端子 ) と電氣的に接続されている。フォトカプラ A I C 1 0 のエミッタ端子 ( 4 番端子 ) は、グランドに接地され、フォトカプラ A I C のコレクタ端子 ( 5 番端子 ) は、電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されるプルアップ抵抗 A R 1 1 により + 5 . 2 V 側に引き上げられて周辺制御 M P

U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子と電氣的に接続されている。フォトカプラ A I C 1 0 が O N / O F F することによりフォトカプラ A I C 1 0 のコレクタ端子から出力される信号の論理が変化し、その信号が主周シリアルデータ送信信号として周辺制御 M P U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子に入力される。これにより、上述したように、例えば停電又は瞬停が発生することにより、電源基板 8 5 1 からの電力が払出制御基板 4 1 1 0、そして主制御基板 4 1 0 0 を介して周辺制御基板 4 1 4 0 に供給されなくなった場合には、電解コンデンサ A C 1 0 に充電された電荷が + 5 . 2 V としてフォトカプラ A I C 1 0 の V c c 端子に印加し続けることができるようになっている。電又は瞬停が発生した際に、電解コンデンサ A C 1 0 からの + 5 . 2 V が印加されることにより、主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号は、少なくとも、主制御 M P U 4 1 0 0 a に内蔵された主周シリアル送信ポート 4 1 0 0 a e の送信バッファレジスタ 4 1 0 0 a e b にセットされたデータが送信完了することができるようになっており、送信途中の主周シリアルデータ送信信号、つまり主周シリアルデータが寸断されることなく、また欠落されることなく周辺制御基板 4 1 4 0 で確実に受信されるようになっている。

10

20

30

40

50

**【 0 6 8 6 】**

主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号の論理が H I であるときには、トランジスタ M T R 2 0 のベース端子に印加される電圧がグランド側に引き下げられてトランジスタ M T R 2 0 が O F F することでフォトカプラ A I C 1 0 が O F F するようになっているため、フォトカプラ A I C 1 0 のコレクタ端子に印加される電圧がプルアップ抵抗 A R 1 1 により + 5 . 2 V に引き上げられて論理が H I となった主周シリアルデータ送信信号が周辺制御 M P U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子に入力される一方、主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号の論理が L O W であるときには、トランジスタ M T R 2 0 のベース端子に印加される電圧がプルアップ抵抗 M R 2 0 より + 5 . 2 V 側に引き上げられてトランジスタ M T R 2 0 が O N することでフォトカプラ A I C 1 0 が O N するようになっているため、フォトカプラ A I C 1 0 のコレクタ端子に印加される電圧がグランド側に引き下げられて論理が L O W となった主周シリアルデータ送信信号が周辺制御 M P U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子に入力される。このように、フォトカプラ A I C 1 0 のコレクタ端子から出力される主周シリアルデータ送信信号の論理は、主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号の論理と、同一の論理となっている。

**【 0 6 8 7 】**

このように、本実施形態では、主制御フィルタ回路部 4 1 0 0 g を介して各種電子部品に供給される + 5 . 2 V、つまり電源基板 8 5 1 の + 5 . 2 V 作成回路 8 5 1 d が作成する基準制御電圧である + 5 . 2 V が印加される + 5 . 2 V 電源ラインと、ダイオード M 2 0 を介して印加される + 1 2 V、つまり + 1 2 V 作成回路 8 5 1 f が作成する + 1 2 V が通信制御電圧として印可される + 1 2 V 電源ラインと、が停電又は瞬停が発生して基準制御電圧及び通信制御電圧が低下した際の対策が施されている。つまり、主制御 M P U 4 1 0 0 a に内蔵された主周シリアル送信ポート 4 1 0 0 a e に対しては、+ 5 . 2 V 電源ラインと、主制御フィルタ回路部 4 1 0 0 g の電解コンデンサ M C 2 を第 1 の補助電源とする電解コンデンサ M C 2 のプラス端子と、が電氣的に並列接続されることにより、停電又は瞬停が発生して + 5 . 2 V 電源ラインから印加される基準制御電圧が低下しても、第 1 の補助電源である主制御フィルタ回路部 4 1 0 0 g の電解コンデンサ M C 2 のプラス端子からの基準制御電圧が印加されることによって、基準制御電圧が印加された状態を維持することができるようになっているし、プルアップ抵抗 M R 2 0、抵抗 M R 2 1、M R 2 2、及びトランジスタ M T R 2 0 から構成されるインターフェース回路に対しては、+ 1 2 V 電源ラインに印加される + 1 2 V が通信制御電圧としてダイオード M 2 0 のアノード端子に印加され、このダイオード M D 2 0 のカソード端子と、第 2 の補助電源である電解コ

ンデンサMC20のプラス端子と、が電氣的に並列接続されることにより、停電又は瞬停が発生して+12V電源ラインからダイオードMD20を介して印加される通信制御電圧が低下しても、第2の補助電源である電解コンデンサMC20のプラス端子からの通信制御電圧が印加されることによって、通信制御電圧が印加された状態を維持することができるようになっている。これにより、主制御基板4100から周辺制御基板4140へ送信中のコマンドの寸断を防止することができ、また欠落を防止することができるため、周辺制御基板4140は、送信中のコマンドを確実に受信することができる。したがって、停電の発生直後や瞬停時におけるコマンドの取りこぼしを解消することができる。

#### 【0688】

また、主制御MPU4100aに内蔵された主周シリアル送信ポート4100aeの送信バッファレジスタ4100aebにセットされた複数のコマンドを主周シリアルデータとしてすべて、プルアップ抵抗MR20、抵抗MR21、MR22、及びトランジスタMT R20から構成されるインターフェース回路を介して、周辺制御基板4140へ送信完了することができるように、電解コンデンサMC2の静電容量として470 $\mu$ Fが設定され、電解コンデンサMC20の静電容量として220 $\mu$ Fが設定されている。これにより、主制御基板4100から周辺制御基板4140へ送信中に停電又は瞬停が発生しても、送信バッファレジスタ4100aebにセットされた複数のコマンドを主周シリアルデータとしてすべてインターフェース回路を介して周辺制御基板4140へ送信完了することができるため、周辺制御基板4140は、送信バッファレジスタ4100aebにセットされた複数のコマンドを寸断することなく、また欠落することなく確実に受信することができる。

#### 【0689】

##### [9. 払出制御基板の回路]

次に、図98に示した払出制御基板4110の回路等について、図106～図111を参照して説明する。図106は停電監視回路を示す回路図であり、図107は払出制御部の回路等を示す回路図であり、図108は払出制御入力回路を示す回路図であり、図109はCRユニット入出力回路を示す回路図であり、図110は発射制御入力回路を示す回路図であり、図111は主制御基板との各種入出力信号、及び外部端子板への各種出力信号を示す入出力図である。まず、停電監視回路4110bについて説明し、続いて払出制御フィルタ回路4110a、払出制御部4120部の回路、発射制御部4130の回路、主制御基板4100との各種入出力信号、及び外部端子板784への各種出力信号について説明する。

#### 【0690】

##### [9-1. 停電監視回路]

払出制御基板4110は、図102に示したように、電源基板851から+24V、+12V、及び+5.2Vが供給されており、+24V、及び+12Vが停電監視回路4110bに入力されている。停電監視回路4110bは、+24V、及び+12Vの停電又は瞬停の兆候を監視しており、停電又は瞬停の兆候を検出すると、停電予告として停電予告信号を、払出制御部4120の払出制御MPU4120aのほかに、主制御MPU4100aに出力する。ここでは、まず停電監視回路の構成について説明し、続いて+24Vの停電又は瞬停の監視、+12Vの停電又は瞬停の監視について説明する。

#### 【0691】

##### [9-1-1. 停電監視回路の構成]

停電監視回路4110bは、図106に示すように、シャント式安定化電源回路PIC20、オープンコレクタ出力タイプのコンパレータPIC21、DタイプフリップフロップPIC22、トランジスタPTR20（本実施形態では、2SC1815）を主として構成されている。

#### 【0692】

シャント式安定化電源回路PIC20の基準電圧入力端子であるREF端子、及びカソード端子であるK端子は、+5.2Vが抵抗PR20を介して印加されており、REF端

10

20

30

40

50

子に入力される電流が抵抗  $P R 20$  により制限されている。K 端子は、コンパレータ  $P I C 21$  の比較基準電圧となるリファレンス電圧  $V r e f$  (本実施形態では、 $2.495 V$  が設定されている。)を出力している。このリファレンス電圧  $V r e f$  は、グランドと接地されたコンデンサ  $P C 20$  によりリップル(電圧に畳み込まれた交流成分)が除去されて平滑化されている(コンデンサ  $P C 20$  は、ローパスフィルタとしての役割も担っている)。なお、シャント式安定化電源回路  $P I C 20$  のアノード端子である A 端子はグランド( $G N D$ )と接地されている。

#### 【0693】

コンパレータ  $P I C 21$  は、2つの電圧比較回路を備えており、その1つ( $P I C 21 A$ )は $+24 V$ の監視電圧  $V 1$  とリファレンス電圧  $V r e f$  とを比較するために用いられ  
ており、+端子に $+24 V$ の監視電圧  $V 1$  が入力され、-端子にリファレンス電圧  $V r e f$  が入力されている。残りの1つ( $P I C 21 B$ )は $+12 V$ の監視電圧  $V 2$  とリファレンス電圧  $V r e f$  とを比較するために用いられ  
ており、+端子に $+12 V$ の監視電圧  $V 2$  が入力され、-端子にリファレンス電圧  $V r e f$  が入力されている。これらの比較結果は D タイプフリップフロップ  $P I C 22$  に入力されている。この D タイプフリップフロップ  $P I C 22$  は、2つの D タイプフリップフロップ回路を備えており、その1つ( $P I C 23 A$ )を本実施形態に用いている。なお、コンパレータ  $P I C 21$  の電源端子である  $V c c$  端子に入力される $+5.2 V$ は、グランドと接地されたコンデンサ  $P C 21$  によりリップルが除去されて平滑化されている。また、D タイプフリップフロップ  $P I C 22$  に入力される $+5.2 V$ は、グランドと接地されたコンデンサ  $P C 22$  によりリップルが除去されて平滑化されている。

#### 【0694】

##### [9-1-2. $+24 V$ の停電又は瞬停の監視]

$+24 V$ の停電又は瞬停の監視は、上述したように、コンパレータ  $P I C 21$  の  $P I C 21 A$  が $+24 V$ の監視電圧  $V 1$  とリファレンス電圧  $V r e f$  とを比較することにより行  
われている。 $+24 V$ は、図106に示すように、抵抗  $P R 21$  ,  $P R 22$  による抵抗比  
によって電圧が分配され、グランドと接地されたコンデンサ  $P C 23$  によりリップルが除  
去されて  $P I C 21 A$  の+端子に入力されている(コンデンサ  $P C 23$  は、ローパスフ  
ィルタとしての役割も担っている)。抵抗  $P R 21$  ,  $P R 22$  の値は、 $+24 V$ が停電又は  
瞬停した際に、その電圧が $+24 V$ から落ち始めて予め設定した停電検知電圧  $V 1 p f$  (  
本実施形態では、 $21.40 V$ に設定されている。)となったときに、 $+24 V$ の監視電  
圧  $V 1$  がリファレンス電圧  $V r e f$  と同値になるように設定されている。 $+24 V$ の電  
圧が停電検知電圧  $V 1 p f$  より大きいときには、 $+24 V$ の監視電圧  $V 1$  がリファレンス電  
圧  $V r e f$  より大きくなり、その結果として論理が  $L O W$  となるものの、コンパレータ  $P I C 21$  が上述したようにオープンコレクタ出力タイプであるため、プルアップ抵抗  $P R 23$  により $+5.2 V$ 側へ引き上げられ、その論理が  $H I$  となり、グランドと接地されたコンデンサ  $P C 24$  によりリップルが除去されて D タイプフリップフロップ  $P I C 22$  のプリセット端子である  $P R$  端子に入力される(コンデンサ  $P C 24$  は、ローパスフィルタとしての役割も担っている)。この  $P R$  端子が負論理入力であるため、 $+24 V$ の監視電圧  $V 1$  がリファレンス電圧  $V r e f$  より大きいときには、D タイプフリップフロップ  $P I C 22$  の出力端子である  $1 Q$  端子から、図98に示した払出制御部 4120 の払出制御  $I / O$  ポート 4120 b に停電予告信号 1 が出力されない。

#### 【0695】

一方、 $+24 V$ の電圧が停電検知電圧  $V 1 p f$  より小さいときには、 $+24 V$ の監視電  
圧  $V 1$  がリファレンス電圧  $V r e f$  より小さくなり、その結果として論理が  $H I$  となる  
ものの、コンパレータ  $P I C 21$  がオープンコレクタ出力タイプであるため、その論理が  $L O W$  となり、グランドと接地されたコンデンサ  $P C 24$  によりリップルが除去されて D タイプフリップフロップ  $P I C 22$  のプリセット端子である  $P R$  端子に入力される。この  $P R$  端子が負論理入力であるため、 $+24 V$ の監視電圧  $V 1$  がリファレンス電圧  $V r e f$  より小さいときには、D タイプフリップフロップ  $P I C 22$  の出力端子である  $1 Q$  端子から

払出制御 I / O ポート 4 1 2 0 b に停電予告信号 1 が出力される。

【 0 6 9 6 】

[ 9 - 1 - 3 . + 1 2 V の停電又は瞬停の監視 ]

+ 1 2 V の停電又は瞬停の監視は、上述したように、コンパレータ P I C 2 1 の P I C 2 1 B が + 1 2 V の監視電圧 V 2 とリファレンス電圧 V r e f とを比較することにより行われている。+ 1 2 V は、図 1 0 6 に示すように、抵抗 P R 2 4 , P R 2 5 による抵抗比によって電圧が分配され、グラウンドと接地されたコンデンサ P C 2 5 によりリップルが除去されて P I C 2 1 B の + 端子に入力されている (コンデンサ P C 2 5 は、ローパスフィルタとしての役割も担っている)。抵抗 P R 2 4 , P R 2 5 の値は、+ 1 2 V が停電又は瞬停した際に、その電圧が + 1 2 V から落ち始めて予め設定した停電検知電圧 V 2 p f (本実施形態では、1 0 . 4 7 V に設定されている。) となったときに、+ 1 2 V の監視電圧 V 2 がリファレンス電圧 V r e f と同値になるように設定されている。+ 1 2 V の電圧が停電検知電圧 V 2 p f より大きいときには、+ 1 2 V の監視電圧 V 2 がリファレンス電圧 V r e f より大きくなり、その結果として論理が L O W となるものの、コンパレータ P I C 2 1 が上述したようにオープンコレクタ出力タイプであるため、プルアップ抵抗 P R 2 3 により + 5 . 2 V 側へ引き上げられ、その論理が H I となり、グラウンドと接地されたコンデンサ P C 2 4 によりリップルが除去されて D タイプフリップフロップ P I C 2 2 のプリセット端子である P R 端子に入力される。この P R 端子が負論理入力であるため、+ 1 2 V の監視電圧 V 2 がリファレンス電圧 V r e f より大きいときには、D タイプフリップフロップ P I C 2 2 の出力端子である 1 Q 端子から、図 9 8 に示した払出制御部 4 1 2 0 の払出制御 I / O ポート 4 1 2 0 b に停電予告信号 1 が出力されない。

10

20

【 0 6 9 7 】

一方、+ 1 2 V の電圧が停電検知電圧 V 2 p f より小さいときには、+ 1 2 V の監視電圧 V 2 がリファレンス電圧 V r e f より小さくなり、その結果として論理が H I となるものの、コンパレータ P I C 2 1 がオープンコレクタ出力タイプであるため、論理が L O W となり、グラウンドと接地されたコンデンサ P C 2 4 によりリップルが除去されて D タイプフリップフロップ P I C 2 2 のプリセット端子である P R 端子に入力される。この P R 端子が負論理入力であるため、+ 1 2 V の監視電圧 V 2 がリファレンス電圧 V r e f より小さいときには、D タイプフリップフロップ P I C 2 2 の出力端子である 1 Q 端子から払出制御 I / O ポート 4 1 2 0 b に停電予告信号 1 が出力される。

30

【 0 6 9 8 】

なお、D タイプフリップフロップ P I C 2 2 の出力端子である 1 Q 端子は、抵抗 P R 2 6 を介してトランジスタ P T R 2 0 のベース端子と電氣的に接続されている。トランジスタ P T R 2 0 のベース端子は、抵抗 P R 2 6 と電氣的に接続されるほかに、グラウンドと接地された抵抗 P R 2 7 と電氣的に接続されている。トランジスタ P T R 2 0 のエミッタ端子は、グラウンドに接地され、トランジスタ P T R 2 0 のコレクタ端子は、配線 (ハーネス) を介して、図 1 0 4 に示した、主制御入力回路 4 1 0 0 c のプルアップ抵抗 M R 7 と電氣的に接続されることより、1 Q 端子から出力する信号を + 1 2 V 側へ引き上げて停電予告信号として主制御基板 4 1 0 0 へ伝えている。つまり、トランジスタ P T R 2 0 は、エミッタ端子がグラウンドに接地されたオープンコレクタ出力タイプとして構成されている。このように、D タイプフリップフロップ P I C 2 2 の出力端子である 1 Q 端子と払出制御 I / O ポート 4 1 0 0 b の入力端子との端子間においては、D タイプフリップフロップ P I C 2 2 と払出制御 I / O ポート 4 1 0 0 b とが払出制御基板 4 1 1 0 に実装されているため、制御基準電圧である + 5 . 2 V を用いた O N / O F F 信号である停電予告信号 1 によって停電予告を行うのに対して、払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 との基板間においては、基板間を電氣的に接続する配線 (ハーネス) に侵入するノイズの影響を抑えるために、制御基準電圧である + 5 . 2 V よりも高い電圧である + 1 2 V を用いた O N / O F F 信号である停電予告信号によって停電予告を行っている。

40

【 0 6 9 9 】

また、D タイプフリップフロップ P I C 2 2 のクリア端子である C L R 端子には、図 9

50

8に示した払出制御部4120の払出制御MPU4120aから、払出制御I/Oポート4210bを介して、停電クリア信号が入力されるようになっている。CLR端子は負論理入力であるため、払出制御MPU4120aからの停電クリア信号は、払出制御I/Oポート4210bを介してその論理がLOWとなってCLR端子に入力される。DタイプフリップフロップPIC22は、CLR端子に停電クリア信号が入力されると、ラッチ状態を解除するようになっており、このとき、プリセット端子であるPR端子に入力された論理を反転して出力端子である1Q端子から出力する。

#### 【0700】

一方、払出制御MPU4120aからの停電クリア信号の出力が停止されると、払出制御I/Oポート4210bを介してその論理がHIとなってCLR端子に入力される。DタイプフリップフロップPIC22は、CLR端子に停電クリア信号が入力されないときには、ラッチ状態をセットするようになっており、PR端子に論理がLOWとなって入力された状態をラッチする。なお、D入力端子である1D端子、クロック入力端子である1CK端子、接地端子であるGND端子は、グランドと接地されている。また、1Q端子の論理を反転した負論理1Q端子は外部と電氣的に未接続の状態となっている。

#### 【0701】

##### [9-2. 払出制御フィルタ回路]

払出制御フィルタ回路4110aは、図107に示すように、払出制御3端子フィルタPIC0を主として構成されている。この払出制御3端子フィルタPIC0は、T型フィルタ回路であり、フェライトで磁気シールドした減衰特性の優れたものである。払出制御3端子フィルタPIC0は、その1番端子に図102に示した電源基板851からの+5.2Vが印加され、その2番端子がグランドと接地され、その3番端子からノイズ成分を除去した+5.2Vが出力されている。1番端子に印加される+5.2Vは、グランド(GND)と接地された電解コンデンサPC0により、まずリップル(電圧に畳重された交流成分)が除去されて平滑化されている。

#### 【0702】

3番端子から出力される+5.2Vは、グランドと接地された、コンデンサPC1、及び電解コンデンサPC2により、さらにリップルが除去されて平滑化されている。この平滑化された+5.2Vは、外部WDT4120cの電源端子であるVCC端子、払出制御水晶発振器PX0の電源端子であるVCC端子、払出制御MPU4120aの電源端子であるVDD端子、払出制御I/Oポート4120bの電源端子であるVCC端子等にそれぞれ印加されている。

#### 【0703】

払出制御MPU4120aのVDD端子はグランドと接地されたコンデンサPC3と電氣的に接続され、払出制御I/Oポート4120bのVCC端子はグランドと接地されたコンデンサPC4と電氣的に接続されており、VDD端子及びVCC端子に入力される+5.2Vはさらにリップルが除去されて平滑化されている。払出制御MPU4120aの接地端子であるVSS端子はグランドと接地され、払出制御I/Oポート4120bの接地端子であるGND端子はグランドと接地されている。

#### 【0704】

また、払出制御MPU4120aのVDD端子は、コンデンサPC3と電氣的に接続されるほかに、ダイオードPD0のアノード端子と電氣的に接続されている。ダイオードPD0のカソード端子は、払出制御MPU4120aに内蔵されたRAM(払出制御内蔵RAM)の電源端子であるVBB端子と電氣的に接続されるとともに、グランドと接地されたコンデンサPC5と電氣的に接続されている。この払出制御内蔵RAMのVBB端子は、ダイオードPD0のカソード端子及びコンデンサPC5と電氣的に接続されるほかに、抵抗PR0を介して、図102に示した電源基板851のキャパシタBC1の+端子と電氣的に接続されている。つまり、払出制御フィルタ回路4110aによりノイズ成分が除去されて平滑化された+5.2Vは、払出制御MPU4120aのVDD端子に印加されるとともに、ダイオードPD0を介して、払出制御内蔵RAMのVBB端子と、キャパシ

10

20

30

40

50

タ B C 1 の + 端子と、に印加されるようになっていいる。これにより、上述したように、図 1 0 2 に示した電源基板 8 5 1 の + 5 . 2 V 作成回路 8 5 1 d からの電力が払出制御基板 4 1 1 0 に供給されなくなった場合には、キャパシタ B C 1 に充電された電荷が払 V B B として払出制御基板 4 1 1 0 に供給されるようになっていいるため、払出制御 M P U 4 1 2 0 a の V D D 端子にはダイオード P D 0 により電流が妨げられて流れず払出制御 M P U 4 1 2 0 a が作動しないものの、払出制御内蔵 R A M の V B B 端子には払 V B B が印加されることにより記憶内容が保持されるようになっていいる。

#### 【 0 7 0 5 】

##### [ 9 - 3 . 払出制御部の回路 ]

払出制御部 4 1 2 0 は、図 1 0 7 ~ 図 1 0 9 に示すように、払出制御 M P U 4 1 2 0 a 、払出制御 I / O ポート 4 1 2 0 b 、外部 W D T 4 1 2 0 c 、払出モータ駆動回路 4 1 2 0 d 、払出制御入力回路 4 1 2 0 e 、 C R ユニット入出力回路 4 1 2 0 f のほかに、周辺回路として、払出制御水晶発振器 P X 0 ( 本実施形態では、8 メガヘルツ ( M H z ) ) を主として構成されている。ここでは、まず外部 W D T 4 1 2 0 c について説明し、続いて払出制御水晶発振器 P X 0 、払出モータ駆動回路 4 1 2 0 d 、払出制御入力回路 4 1 2 0 e 、 C R ユニット入出力回路 4 1 2 0 f 、主制御 I / O ポート等の各種入出力信号、払出制御 I / O ポート等の各種入出力信号について説明する。

#### 【 0 7 0 6 】

##### [ 9 - 3 - 1 . 外部 W D T ( 外部ウォッチドックタイマ ) ]

払出制御フィルタ回路 4 1 1 0 a によりノイズ成分が除去されて平滑化された + 5 . 2 V は、図 1 0 7 に示すように、外部 W D T 4 1 2 0 c の電源端子である V c c 端子に印加されている。外部 W D T 4 1 2 0 c は、払出制御 M P U 4 1 2 0 a にリセットをかけるものであり、ウォッチドックタイマが内蔵されている。外部 W D T 4 1 2 0 c は、V c c 端子に入力された + 5 . 2 V の電圧を監視する機能と、払出制御 M P U 4 1 2 0 a が正常に動作しているか否かを監視する機能と、を有しており、V c c 端子に入力された + 5 . 2 V の電圧がしきい値 ( 本実施形態では、4 . 2 V に設定されている。 ) に達すると、負論理 R E S E T 端子からリセット信号を出力したり、払出制御 M P U 4 1 2 0 a から払出制御 I / O ポート 4 1 2 0 b を介して外部 W D T クリア信号がクリア信号解除時間内に C K 端子に入力されないと、負論理 R E S E T 端子からリセット信号を出力したりする。

#### 【 0 7 0 7 】

外部 W D T 4 1 2 0 c の T C 端子はグランドと接地されたコンデンサ P C 6 が電氣的に接続されており、外部 W D T 4 1 2 0 c の R C T 端子は + 5 . 2 V 側へ引き上げられたプルアップ抵抗 P R 1 が電氣的に接続されている。上述したクリア信号解除時間は、コンデンサ P C 6 の容量と、プルアップ抵抗 P R 1 の抵抗値と、によって設定することができる。なお、本実施形態では、クリア信号解除時間として払出制御 M P U 4 1 2 0 a の割り込みタイマ ( 1 . 7 5 m s ) の 2 0 回分に相当する時間 3 5 m s ( = 1 . 7 5 m s x 2 0 回 ) が設定されている。

#### 【 0 7 0 8 】

外部 W D T 4 1 2 0 c の負論理 R E S E T 端子は、払出制御 M P U 4 1 2 0 a のリセット端子である R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b のリセット端子である R E S E T N 端子と電氣的に接続されている。負論理 R E S E T 端子はオープンコレクタ出力タイプであり、プルアップ抵抗 P R 2 により + 5 . 2 V 側へ引き上げられている。この + 5 . 2 V 側へ引き上げられた電圧は、グランドと接地されたコンデンサ P C 7 によりリップルが除去されて平滑化されている ( コンデンサ P C 7 は、ローパスフィルタとしての役割も担っている ) 。負論理 R E S E T 端子は、V c c 端子に入力される電圧がしきい値より大きいときにはプルアップ抵抗 P R 1 により + 5 . 2 V 側へ引き上げられて論理が H I となって払出制御 M P U 4 1 2 0 a の R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b の R E S E T N 端子に入力される一方、電源端子に入力される電圧がしきい値より小さいときには論理が L O W となって払出制御 M P U 4 1 2 0 a の R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b の R E S E T N 端子に入力される。



## 【0709】

また負論理 R E S E T 端子は、C K 端子に入力される外部 W D T クリア信号がクリア信号解除時間内に O N から O F F に切り替わって外部 W D T クリア信号が解除されたときにはプルアップ抵抗 P R 2 により + 5 . 2 V 側へ引き上げられて論理が H I となって払出制御 M P U 4 1 2 0 a の R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b の R E S E T N 端子に入力される一方、C K 端子に入力される外部 W D T クリア信号がクリア信号解除時間内に O N されたまま外部 W D T クリア信号が解除されなかったときには論理が L O W となって払出制御 M P U 4 1 2 0 a の R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b の R E S E T N 端子に入力される。

## 【0710】

払出制御 M P U 4 1 2 0 a の R S T 0 端子、及び払出制御 I / O ポート 4 1 2 0 b の R E S E T N 端子は負論理入力であるため、V c c 端子に入力される電圧がしきい値より小さい状態となったり、C K 端子に入力される外部 W D T クリア信号がクリア信号解除時間内に O N されたまま外部 W D T クリア信号が解除されなかったときには、払出制御 M P U 4 1 2 0 a 及び払出制御 I / O ポート 4 1 2 0 b にリセットがかかる。なお、外部 W D T 4 1 2 0 c の V s 端子には、グラウンドと接地されたコンデンサ P C 8 が電氣的に接続されており、V c c 端子にはグラウンドと接地されたコンデンサ P C 9 が電氣的に接続されている。このコンデンサ P C 9 によって V c c 端子に入力される + 5 . 2 V はリップルが除去されて平滑化されている。また、外部 W D T 4 1 2 0 c の接地端子である G N D 端子はグラウンドと接地されており、外部 W D T 4 1 2 0 c の正論理 R E S E T 端子は外部と電氣的に未接続の状態となっている。

## 【0711】

## [ 9 - 3 - 2 . 払出制御水晶発振器 ]

払出制御フィルタ回路 4 1 1 0 a によりノイズ成分が除去されて平滑化された + 5 . 2 V は、図 1 0 7 に示すように、払出制御水晶発振器 P X 0 の電源端子である V C C 端子に入力されている。この V C C 端子は、グラウンドと接地されたコンデンサ P C 1 0 と電氣的に接続されており、V C C 端子に入力される + 5 . 2 V はさらにリップルが除去されて平滑化されている。また、この平滑化された + 5 . 2 V は、V C C 端子のほかに、払出制御水晶発振器 P X 0 の出力許可 ( O u t p u t E n a b l e ) 端子である O E 端子にも入力されている。払出制御水晶発振器 P X 0 は、その O E 端子に + 5 . 2 V が入力されることにより、8 M H z のクロック信号を出力端子である O U T 端子から出力する。なお、払出制御水晶発振器 P X 0 の接地端子である G N D 端子はグラウンドと接地されている。

## 【0712】

払出制御水晶発振器 P X 0 の O U T 端子は、払出制御 M P U 4 1 2 0 a のクロック端子である M C L K 端子、及び払出制御 I / O ポート 4 1 2 0 b のクロック端子である C L K 端子と電氣的に接続されており、8 M H z のクロック信号が払出制御 M P U 4 1 2 0 a 、及び払出制御 I / O ポート 4 1 2 0 b に入力されている。

## 【0713】

## [ 9 - 3 - 3 . 払出モータ駆動回路 ]

払出モータ駆動回路 4 1 2 0 d は、図 1 0 7 に示すように、ドライブ P I C 1 を主として構成されている。このドライブ P I C 1 は、4 つのダーリントンパワートランジスタを備えており、本実施形態では、エミッタ端子をグラウンドと接地させ、ベース端子に払出モータ駆動信号が入力されると、対応するコレクタ端子から励磁信号である駆動パルスが出力されるようになっている。

## 【0714】

図 1 0 2 に示した電源基板 8 5 1 から供給された + 2 4 V は、図 1 0 7 に示すように、ツェナーダイオード P Z D 0 を介してドライブ P I C 1 のカソード端子に入力されている。ツェナーダイオード P Z D 0 のアノード端子は + 2 4 V と電氣的に接続されており、ツェナーダイオード P Z D 0 のカソード端子がドライブ P I C 1 のカソード端子と電氣的に接続されている。ドライブ P I C 1 のカソード端子に入力された + 2 4 V は、払出モータ

744の駆動電源となる。ドライブPIC1のベース端子は、払出制御I/Oポート4120bの出力ポートPCの出力ピンPC0~PC3と電氣的に接続されており、出力ピンPC0~PC3から出力された払出モータ駆動信号に応じて対応するコレクタ端子から励磁信号である駆動パルスが抵抗PR3~PR6、そして図98に示した賞球ケース内基板754を介して払出モータ744の各相(ノB相、B相、A相、ノA相)に出力される。これらの駆動パルスは、払出モータ744の各相(ノB相、B相、A相、ノA相)に流す励磁電流のスイッチングにより行われ、払出モータ744を回転させる。なお、このスイッチングにより各相(ノB相、B相、A相、ノA相)の駆動パルス(励磁信号)を遮断したときには逆起電力が発生する。この逆起電力がドライブPIC1の耐圧を超えると、ドライブPIC1が破損するため、保護として、ドライブPIC1のカソード端子と、ツェナダイオードPZD0のカソード端子と、が電氣的に接続されている。

10

#### 【0715】

##### [9-3-4. 払出制御入力回路]

払出制御入力回路4120eは、図98に示した、扉枠開放スイッチ618、本体枠開放スイッチ619、エラー解除スイッチ860a、球抜きスイッチ860bからの検出信号が入力される回路である。まず、扉枠開放スイッチ618からの検出信号が入力される回路について説明し、続いて本体枠開放スイッチ619からの検出信号が入力される回路、エラー解除スイッチ860aからの検出信号が入力される回路、球抜きスイッチ860bからの検出信号が入力される回路について説明する。

20

#### 【0716】

##### [9-3-4(a). 扉枠開放スイッチからの検出信号が入力される回路]

扉枠開放スイッチ618は、常閉形(ノーマルクローズ(NC))を用いており、扉枠5が本体枠3から開放された状態でスイッチがON(導通)し、扉枠5が本体枠3に閉鎖された状態でスイッチがOFF(切断)するようになっている。扉枠開放スイッチ618の一端は、図108に示すように、図102に示した電源基板851からの+12Vが払出制御基板4110を介して印加されており、扉枠開放スイッチ618の他端は、抵抗PR30、そして抵抗PR31を介して、トランジスタPTR30のベース端子と電氣的に接続されている。抵抗PR30と抵抗PR31との接続間には、グランドと接地された抵抗PR32と、グランドと接地された電解コンデンサPC30と、が電氣的に接続されている。トランジスタPTR30のベース端子は、抵抗PR31と電氣的に接続されるほかに、グランドと接地された抵抗PR33と電氣的に接続されている。トランジスタPTR30のエミッタ端子は、グランドに接地され、トランジスタPTR30のコレクタ端子は、プルアップ抵抗PR34により+5.2V側へ引き上げられて、抵抗PR35を介してトランジスタPTR31のベース端子と電氣的に接続されるほかに、抵抗PR36を介してトランジスタPTR32のベース端子と電氣的に接続されている。

30

#### 【0717】

トランジスタPTR31のベース端子は、抵抗PR35と電氣的に接続されるほかに、グランドと接地された抵抗PR37と電氣的に接続されている。トランジスタPTR31のエミッタ端子は、グランドに接地され、トランジスタPTR31のコレクタ端子は、プルアップ抵抗PR38により+5.2V側へ引き上げられて図107に示した払出制御I/Oポート4120bの入力ポートPA, PEのうち予め定めた入力ピンと電氣的に接続されている。トランジスタPTR31がON/OFFすることによりトランジスタPTR31のコレクタ端子から出力される信号の論理が変化し、その信号が扉開放信号として払出制御I/Oポート4120bの入力ピンに入力される。

40

#### 【0718】

一方、トランジスタPTR32のベース端子は、抵抗PR36と電氣的に接続されるほかに、グランドと接地された抵抗PR39と電氣的に接続されている。トランジスタPTR32のエミッタ端子は、グランドに接地され、トランジスタPTR32のコレクタ端子は、図97に示した主制御基板4100と電氣的に接続されており、トランジスタPTR32は、エミッタ端子がグランドに接地されたオープンコレクタ出力タイプとして構成さ

50

れている。トランジスタPTR32のコレクタ端子は、配線（ハーネス）を介して、主制御基板4100に設けた図示しないプルアップ抵抗と電氣的に接続されており、このプルアップ抵抗により+12V側へ引き上げられている。トランジスタPTR32がON/OFFすることによりトランジスタPTR32のコレクタ端子から出力される信号の論理が変化し、その信号が枠開放情報出力信号として主制御基板4100に入力される。

#### 【0719】

抵抗PR30、PR32、及び電解コンデンサPC30から構成される回路は、扉枠5が本体枠3から開放される際に、又は扉枠5が本体枠3に閉鎖される際に、扉枠開放スイッチ618を構成する接点が短時間ON/OFFを繰り返すバタつき現象による扉枠開放スイッチ618からの電圧の変動を吸収するためのチャタリング防止回路である。

10

#### 【0720】

抵抗PR31、PR33、及びトランジスタPTR30から構成される回路は、扉枠開放スイッチ618からの検出信号によりON/OFFする初段のスイッチ回路であり、抵抗PR35、PR37、及びトランジスタPTR31から構成される回路は、初段のスイッチ回路からのON/OFF信号によりON/OFFすることで扉開放信号を払出制御I/Oポート4120bに出力する最終段のスイッチ回路であり、抵抗PR36、PR39、及びトランジスタPTR32から構成される回路は、初段のスイッチ回路からのON/OFF信号によりON/OFFすることで枠開放情報出力信号を主制御基板4100に出力する最終段のスイッチ回路である。

#### 【0721】

20

扉枠5が本体枠3から開放された状態では、扉枠開放スイッチ618がONしているため、扉枠開放スイッチ618を介して供給される+12Vがチャタリング防止回路でチャタリングが吸収されて初段のスイッチ回路を構成するトランジスタPTR30のベース端子に印加されることでトランジスタPTR30がONし、初段のスイッチ回路がONすることとなる。初段のスイッチ回路がONすると、トランジスタPTR30のコレクタ端子に印加される電圧がグランド側へ引き下げられるため、最終段のスイッチ回路を構成するトランジスタPTR31、PTR32のベース端子に印加される電圧もグランド側へ引き下げられることでトランジスタPTR31、PTR32がOFFし、最終段のスイッチ回路も共にOFFすることとなる。これにより、トランジスタPTR31のコレクタ端子に印加される電圧がプルアップ抵抗PR38により+5.2V側へ引き上げられて論理がHIとなった扉枠開放信号を払出制御I/Oポート4120bの入力ピンに出力し、トランジスタPTR32のコレクタ端子に印加される電圧が主制御基板4100に設けたプルアップ抵抗により+12V側へ引き上げられて論理がHIとなった枠開放情報出力信号を主制御基板4100に出力することとなる。

30

#### 【0722】

一方、扉枠5が本体枠3に閉鎖された状態では、扉枠開放スイッチ618がOFFしているため、+12Vが扉枠開放スイッチ618で遮断されて初段のスイッチ回路を構成するトランジスタPTR30のベース端子に印加される電圧がグランド側へ引き下げられることでトランジスタPTR30がOFFし、初段のスイッチ回路がOFFすることとなる。初段のスイッチ回路がOFFすると、トランジスタPTR30のコレクタ端子に印加される電圧がプルアップ抵抗PR34により+5.2V側へ引き上げられるため、この電圧が最終段のスイッチ回路を構成するトランジスタPTR31、PTR32のベース端子に印加されることでトランジスタPTR31、PTR32がONし、最終段のスイッチ回路も共にONすることとなる。これにより、トランジスタPTR31のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理がLOWとなった扉枠開放信号を払出制御I/Oポート4120bの入力ピンに出力し、トランジスタPTR32のコレクタ端子に印加される電圧が引き下げられて論理がLOWとなった枠開放情報出力信号を主制御基板4100に出力することとなる。

40

#### 【0723】

このように、扉枠5が本体枠3から開放された状態では、扉枠開放スイッチ618がO

50

Nすることにより、初段のスイッチ回路がONするとともに、最終段のスイッチ回路が共にOFFすることとなり、論理がHIとなった扉枠開放信号を払出制御I/Oポート4120bの入力ピンに出力し、論理がHIとなった枠開放情報出力信号を主制御基板4100に出力する一方、扉枠5が本体枠3に閉鎖された状態では、扉枠開放スイッチ618がOFFすることにより、初段のスイッチ回路がOFFするとともに、最終段のスイッチ回路が共にONすることとなり、論理がLOWとなった扉枠開放信号を払出制御I/Oポート4120bの入力ピンに出力し、論理がLOWとなった枠開放情報出力信号を主制御基板4100に出力する。

#### 【0724】

[9-3-4(b) . 本体枠開放スイッチからの検出信号が入力される回路]

本体枠開放スイッチ619は、常閉形(ノーマルクローズ(NC))を用いており、本体枠3が外枠2から開放された状態でスイッチがON(導通)し、本体枠3が外枠2に閉鎖された状態でスイッチがOFF(切断)するようになっている。本体枠開放スイッチ619の一端は、図108に示すように、図102に示した電源基板851からの+12Vが払出制御基板4110を介して印加されており、本体枠開放スイッチ619の他端は、抵抗PR40、そして抵抗PR41を介して、トランジスタPTR33のベース端子と電氣的に接続されている。抵抗PR40と抵抗PR41との接続間には、グランドと接地された抵抗PR42と、グランドと接地された電解コンデンサPC31と、が電氣的に接続されている。トランジスタPTR33のベース端子は、抵抗PR41と電氣的に接続されるほかに、グランドと接地された抵抗PR43と電氣的に接続されている。トランジスタPTR33のエミッタ端子は、グランドに接地され、トランジスタPTR33のコレクタ端子は、プルアップ抵抗PR44により+5.2V側へ引き上げられて、抵抗PR45を介してトランジスタPTR34のベース端子と電氣的に接続されるほかに、抵抗PR46を介してトランジスタPTR35のベース端子と電氣的に接続されている。

#### 【0725】

トランジスタPTR34のベース端子は、抵抗PR45と電氣的に接続されるほかに、グランドと接地された抵抗PR47と電氣的に接続されている。トランジスタPTR34のエミッタ端子は、グランドに接地され、トランジスタPTR34のコレクタ端子は、プルアップ抵抗PR48により+5.2V側へ引き上げられて図107に示した払出制御I/Oポート4120bの入力ポートPA, PEのうち予め定めた入力ピンと電氣的に接続されている。トランジスタPTR34がON/OFFすることによりトランジスタPTR34のコレクタ端子から出力される信号の論理が変化し、その信号が本体枠開放信号として払出制御I/Oポート4120bの入力ピンに入力される。

#### 【0726】

一方、トランジスタPTR35のベース端子は、抵抗PR46と電氣的に接続されるほかに、グランドと接地された抵抗PR49と電氣的に接続されている。トランジスタPTR35のエミッタ端子は、グランドに接地され、トランジスタPTR35のコレクタ端子は、トランジスタPTR32のコレクタ端子と電氣的に接続されるほか、図97に示した主制御基板4100と電氣的に接続されており、トランジスタPTR35は、エミッタ端子がグランドに接地されたオープンコレクタ出力タイプとして構成されている。トランジスタPTR35のコレクタ端子は、配線(ハーネス)を介して、主制御基板4100に設けた図示しないプルアップ抵抗と電氣的に接続されており、このプルアップ抵抗により+12V側へ引き上げられている。トランジスタPTR35がON/OFFすることによりトランジスタPTR35のコレクタ端子から出力される信号の論理が変化し、その信号が枠開放情報出力信号として主制御基板4100に入力される。この枠開放情報出力信号は、トランジスタPTR35のコレクタ端子から出力されるほか、トランジスタPTR32のコレクタ端子からも出力されるようになっており、トランジスタPTR35のコレクタ端子と、トランジスタPTR32のコレクタ端子と、によってOR回路が構成されている。

#### 【0727】

抵抗 P R 4 0 , P R 4 2、及び電解コンデンサ P C 3 1 から構成される回路は、本体枠 3 が外枠 2 から開放される際に、又は本体枠 3 が外枠 2 に閉鎖される際に、本体枠開放スイッチ 6 1 9 を構成する接点が短時間 O N / O F F を繰り返すバタつき現象による本体枠開放スイッチ 6 1 9 からの電圧の変動を吸収するためのチャタリング防止回路である。

【 0 7 2 8 】

抵抗 P R 4 1 , P R 4 3、及びトランジスタ P T R 3 3 から構成される回路は、本体枠開放スイッチ 6 1 9 からの検出信号により O N / O F F する初段のスイッチ回路であり、抵抗 P R 4 5 , P R 4 7、及びトランジスタ P T R 3 4 から構成される回路は、初段のスイッチ回路からの O N / O F F 信号により O N / O F F することで本体枠開放信号を払出制御 I / O ポート 4 1 2 0 b に出力する最終段のスイッチ回路であり、抵抗 P R 4 6 , P R 4 9、及びトランジスタ P T R 3 5 から構成される回路は、初段のスイッチ回路からの O N / O F F 信号により O N / O F F することで枠開放情報出力信号を主制御基板 4 1 0 0 に出力する最終段のスイッチ回路である。

【 0 7 2 9 】

本体枠 3 が外枠 2 から開放された状態では、本体枠開放スイッチ 6 1 9 が O N しているため、本体枠開放スイッチ 6 1 9 を介して供給される + 1 2 V がチャタリング防止回路でチャタリングが吸収されて初段のスイッチ回路を構成するトランジスタ P T R 3 3 のベース端子に印加されることでトランジスタ P T R 3 3 が O N し、初段のスイッチ回路が O N することとなる。初段のスイッチ回路が O N すると、トランジスタ P T R 3 3 のコレクタ端子に印加される電圧がグランド側へ引き下げられるため、最終段のスイッチ回路を構成するトランジスタ P T R 3 4 , P T R 3 5 のベース端子に印加される電圧もグランド側へ引き下げられることでトランジスタ P T R 3 4 , P T R 3 5 が O F F し、最終段のスイッチ回路も共に O F F することとなる。これにより、トランジスタ P T R 3 4 のコレクタ端子に印加される電圧がプルアップ抵抗 P R 4 8 により + 5 . 2 V 側へ引き上げられて論理が H I となった本体枠開放信号を払出制御 I / O ポート 4 1 2 0 b の入力ピンに出力し、トランジスタ P T R 3 5 のコレクタ端子に印加される電圧が主制御基板 4 1 0 0 に設けたプルアップ抵抗により + 1 2 V 側へ引き上げられて論理が H I となった枠開放情報出力信号を主制御基板 4 1 0 0 に出力することとなる。

【 0 7 3 0 】

一方、本体枠 3 が外枠 2 に閉鎖された状態では、本体枠開放スイッチ 6 1 9 が O F F しているため、+ 1 2 V が本体枠開放スイッチ 6 1 9 で遮断されて初段のスイッチ回路を構成するトランジスタ P T R 3 3 のベース端子に印加される電圧がグランド側へ引き下げられることでトランジスタ P T R 3 3 が O F F し、初段のスイッチ回路が O F F することとなる。初段のスイッチ回路が O F F すると、トランジスタ P T R 3 3 のコレクタ端子に印加され電圧がプルアップ抵抗 P R 4 4 により + 5 . 2 V 側へ引き上げられるため、この電圧が最終段のスイッチ回路を構成するトランジスタ P T R 3 4 , P T R 3 5 のベース端子に印加されることでトランジスタ P T R 3 4 , P T R 3 5 が O N し、最終段のスイッチ回路も共に O N することとなる。これにより、トランジスタ P T R 3 4 のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理が L O W となった本体枠開放信号を払出制御 I / O ポート 4 1 2 0 b の入力ピンに出力し、トランジスタ P T R 3 5 のコレクタ端子に印加される電圧が引き下げられて論理が L O W となった枠開放情報出力信号を主制御基板 4 1 0 0 に出力することとなる。

【 0 7 3 1 】

このように、本体枠 3 が外枠 2 から開放された状態では、本体枠開放スイッチ 6 1 9 が O N することにより、初段のスイッチ回路が O N するとともに、最終段のスイッチ回路が共に O F F することとなり、論理が H I となった本体枠開放信号を払出制御 I / O ポート 4 1 2 0 b の入力ピンに出力し、論理が H I となった枠開放情報出力信号を主制御基板 4 1 0 0 に出力する一方、本体枠 3 が外枠 2 に閉鎖された状態では、本体枠開放スイッチ 6 1 9 が O F F することにより、初段のスイッチ回路が O F F するとともに、最終段のスイッチ回路が共に O N することとなり、論理が L O W となった本体枠開放信号を払出制御 I

10

20

30

40

50

／Ｏポート４１２０ｂの入力ピンに出力し、論理がＬＯＷとなった枠開放情報出力信号を主制御基板４１００に出力する。

【０７３２】

本実施形態では、上述したように、扉枠開放スイッチ６１８、本体枠開放スイッチ６１９をノーマルクローズのスイッチを採用したことにより、扉枠開放スイッチ６１８が短絡してスイッチがＯＮ（導通）する状態となっても、扉枠５が本体枠３から開放された状態となり、本体枠開放スイッチ６１９が短絡してスイッチがＯＮ（導通）する状態となっても、本体枠３が外枠２から開放された状態となる。このように、扉枠開放スイッチ６１８、本体枠開放スイッチ６１９をノーマルクローズのスイッチを採用したことにより、短絡時にでも例えば枠開放情報出力信号を主制御基板４１００に出力することができたため、図  
97に示した、主制御基板４１００の主制御ＭＰＵ４１００ａは、扉枠５が本体枠３から開放された状態や本体枠３が外枠２から開放された状態を判断することができる。

【０７３３】

なお、扉枠開放スイッチ６１８、本体枠開放スイッチ６１９をノーマルクローズのスイッチから、常開形（ノーマルオープン（ＮＯ））のスイッチ（扉枠開放スイッチ６１８'、本体枠開放スイッチ６１９'）に替えると、扉枠開放スイッチ６１８'は、扉枠５が本体枠３から閉鎖された状態でスイッチがＯＮ（導通）し、扉枠５が本体枠３に開放された状態でスイッチがＯＦＦ（切断）する。本体枠開放スイッチ６１９'は、本体枠３が外枠２から閉鎖された状態でスイッチがＯＮ（導通）し、本体枠３が外枠２に開放された状態でスイッチがＯＦＦ（切断）する。そうすると、扉枠開放スイッチ６１８'が断線してスイッチがＯＦＦ（切断）する状態となっても、扉枠５が本体枠３から開放された状態となり、本体枠開放スイッチ６１９'が断線してスイッチがＯＦＦ（切断）する状態となっても、本体枠３が外枠２から開放された状態となる。このように、扉枠開放スイッチ６１８'、本体枠開放スイッチ６１９'をノーマルオープンのスイッチを採用しても、断線時にでも例えば枠開放情報出力信号を主制御基板４１００に出力することができ、主制御基板  
4100の主制御ＭＰＵ４１００ａは、扉枠５が本体枠３から開放された状態や本体枠３が外枠２から開放された状態を判断することができる。

【０７３４】

[ 9 - 3 - 4 ( c ) . エラー解除スイッチからの検出信号が入力される回路 ]

エラー解除スイッチ８６０ａの出力ピンとしての１番ピンは、図１０８に示すように、ブルアップ抵抗ＰＲ５０により＋５．２Ｖ側へ引き上げられて、図１０７に示す払出制御  
I / Oポート４１２０ｂの入力ポートＰＡの入力ピンＰＡ０と電氣的に接続されている。エラー解除スイッチ８６０ａの１番ピンは２番ピンと電氣的に接続され、３番ピン及び４番ピンはグランドと接地されている。これにより、エラー解除スイッチ８６０ａが操作されていないときには、１番ピン及び２番ピンがブルアップ抵抗ＰＲ５０により＋５．２Ｖ側へ引き上げられる一方、エラー解除スイッチ８６０ａが操作されているときには、１番ピン及び２番ピンが３番ピン及び４番ピンと電氣的に接続されることによりグランド側へ引き下げられる。

【０７３５】

エラー解除スイッチ８６０ａは、払出制御Ｉ／Ｏポート４１２０ｂの入力ピンＰＡ０と電氣的に接続されるほかに、グランドと接地されたコンデンサＰＣ３２によりリップルが除去されて平滑化されている（コンデンサＰＣ３２は、ローパスフィルタとしての役割も担っている）。エラー解除スイッチ８６０ａが操作されていないときには、ブルアップ抵抗  
P R 5 0により＋５．２Ｖ側へ引き上げられて論理がＨＩとなったエラー解除検出信号が払出制御Ｉ／Ｏポート４１２０ｂの入力ピンＰＡ０に入力される一方、エラー解除スイッチ８６０ａが操作されているときには、論理がＬＯＷとなったエラー解除検出信号が払出制御Ｉ／Ｏポート４１２０ｂの入力ピンＰＡ０に入力される。

【０７３６】

[ 9 - 3 - 4 ( d ) . 球抜きスイッチからの検出信号が入力される回路 ]

球抜きスイッチ８６０ｂの出力ピンとしての１番ピンは、図１０８に示すように、ブル

アップ抵抗  $PR51$  により  $+5.2V$  側へ引き上げられて、図 107 に示す払出制御 I / O ポート 4120b の入力ポート PA の入力ピン PA1 と電氣的に接続されている。球抜きスイッチ 860b の 1 番ピンは 2 番ピンと電氣的に接続され、3 番ピン及び 4 番ピンはグランドと接地されている。これにより、球抜きスイッチ 860b が操作されていないときには、1 番ピン及び 2 番ピンがブルアップ抵抗  $PR51$  により  $+5.2V$  側へ引き上げられる一方、球抜きスイッチ 860b が操作されているときには、1 番ピン及び 2 番ピンが 3 番ピン及び 4 番ピンと電氣的に接続されることによりグランド側へ引き下げられる。

#### 【0737】

球抜きスイッチ 860b は、払出制御 I / O ポート 4120b の入力ピン PA1 と電氣的に接続されるほかに、グランドと接地されたコンデンサ PC33 によりリップルが除去されて平滑化されている（コンデンサ PC33 は、ローパスフィルタとしての役割も担っている）。球抜きスイッチ 860b が操作されていないときには、ブルアップ抵抗  $PR51$  により  $+5.2V$  側へ引き上げられて論理が HI となった球抜き検出信号が払出制御 I / O ポート 4120b の入力ピン PA1 に入力される一方、球抜きスイッチ 860b が操作されているときには、論理が LOW となった球抜き検出信号が払出制御 I / O ポート 4120b の入力ピン PA1 に入力される。

#### 【0738】

##### [ 9 - 3 - 5 . CR ユニット入出力回路 ]

次に、図 99 に示した CR ユニット 6 との各種信号を入出力するための CR ユニット入出力回路 4120f について説明する。払出制御基板 4110 は、CR ユニット 6 から、上述したように、遊技球等貸出装置接続端子板 869 を介して、貸球要求信号である BRDY と、1 回の払出動作開始要求信号である BRQ と、が入力され、また図 99 に示した電源基板 851 から供給される AC24V から作成した、所定電圧 VL ( $+12V$ ) 及びグランド LG が供給される一方、払出制御基板 4110 から、遊技球等貸出装置接続端子板 869 を介して、1 回の払出動作を開始した旨又は終了した旨を伝える EXS 信号と、貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝える PRDY 信号と、を出力する。これらの各種信号等を入出力する入出力回路は、図 109 に示すように、フォトカプラ PIC60 ~ PIC64（赤外 LED とフォトランジスタとが内蔵されている。）を主として構成されている。

#### 【0739】

CR ユニット 6 からの所定電圧 VL は、抵抗  $PR60$  を介して、フォトカプラ PIC60 のアノード端子に印加されている。フォトカプラ PIC60 のカソード端子は、CR ユニット 6 からのグランド LG と電氣的に接続されている。抵抗  $PR60$  は、フォトカプラ PIC60 の内蔵赤外 LED に流れる電流を制限するための制限抵抗である。フォトカプラ PIC60 のアノード端子に CR ユニット 6 からの所定電圧 VL が印加されているときには、フォトカプラ PIC60 が ON する一方、フォトカプラ PIC60 のアノード端子に CR ユニット 6 からの所定電圧 VL が印加されていないときには、フォトカプラ PIC60 が OFF するようになっている。フォトカプラ PIC60 のエミッタ端子は、グランドと接地され、フォトカプラ PIC60 のコレクタ端子は、抵抗  $PR61$  を介してトランジスタ PTR60 のベース端子と電氣的に接続されるほかに、抵抗  $PR62$  を介してトランジスタ PTR61 のベース端子と電氣的に接続されている。フォトカプラ PIC60 のコレクタ端子は、抵抗  $PR61$  と電氣的に接続されるほかに、 $+5.2V$  側へ引き上げられたブルアップ抵抗  $R63$  と電氣的に接続されている。

#### 【0740】

トランジスタ PTR60 のベース端子は、抵抗  $PR61$  と電氣的に接続されるほかに、グランドと接地された抵抗  $PR64$  と電氣的に接続されている。トランジスタ PTR60 のエミッタ端子は、グランドに接地され、トランジスタ PTR60 のコレクタ端子は、ブルアップ抵抗  $PR65$  により  $+5.2V$  側へ引き上げられて図 107 に示した払出制御 I / O ポート 4120b の入力ポート PA, PE のうち予め定めた入力ピンと電氣的に接続されている。トランジスタ PTR60 が ON / OFF することによりトランジスタ PTR

10

20

30

40

50

60のコレクタ端子から出力される信号の論理が変化し、その信号がCR接続信号1として払出制御I/Oポート4120bの入力ピンに入力される。

【0741】

一方、トランジスタPTR61のベース端子は、抵抗PR62と電氣的に接続されるほかに、グラウンドと接地された抵抗PR66と電氣的に接続されている。トランジスタPTR61のエミッタ端子は、グラウンドに接地され、トランジスタPTR61のコレクタ端子は、プルアップ抵抗PR67により+5.2V側へ引き上げられて、後述する発射タイミング回路4130cと電氣的に接続されている。トランジスタPTR61がON/OFFすることによりトランジスタPTR61のコレクタ端子から出力される信号の論理が変化し、その信号がCR接続信号として発射タイミング回路4130cに入力される。

10

【0742】

抵抗PR61, PR64、及びトランジスタPTR60から構成される回路は、スイッチ回路であり、CRユニット6からの所定電圧VLがフォトカプラPIC60のアノード端子に印加されていないときには、フォトカプラPIC60がOFFし、プルアップ抵抗PR63により引き上げられた電圧がトランジスタPTR60のベース端子に印加されることでトランジスタPTR60がONし、スイッチ回路もONすることとなる。これにより、トランジスタPTR60のコレクタ端子に印加される電圧は、グラウンド側へ引き下げられて論理がLOWとなったCR接続信号1が払出制御I/Oポート4120bの入力ピンに入力される。一方、CRユニット6からの所定電圧VLがフォトカプラPIC60のアノード端子に印加されているときには、フォトカプラPIC60がONし、トランジスタPTR60のベース端子に印加される電圧がグラウンド側へ引き下げられることでトランジスタPTR60がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR60のコレクタ端子に印加される電圧は、プルアップ抵抗PTR65により+5.2V側へ引き上げられて論理がHIとなったCR接続信号1が払出制御I/Oポート4120bの入力ピンに入力される。

20

【0743】

抵抗PR62, PR66、及びトランジスタPTR61から構成される回路も、スイッチ回路であり、CRユニット6からの所定電圧VLがフォトカプラPIC60のアノード端子に印加されていないときには、フォトカプラPIC60がOFFし、プルアップ抵抗PR63により引き上げられた電圧がトランジスタPTR61のベース端子に印加されることでトランジスタPTR61がONし、スイッチ回路もONすることとなる。これにより、トランジスタPTR61のコレクタ端子に印加される電圧は、グラウンド側へ引き下げられて論理がLOWとなったCR接続信号が発射タイミング回路4130cに入力される。一方、CRユニット6からの所定電圧VLがフォトカプラPIC60のアノード端子に印加されているときには、フォトカプラPIC60がONし、トランジスタPTR61のベース端子に印加される電圧がグラウンド側へ引き下げられることでトランジスタPTR61がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR61のコレクタ端子に印加される電圧は、プルアップ抵抗PTR67により+5.2V側へ引き上げられて論理がHIとなったCR接続信号が発射タイミング回路4130cに入力される。なお、このスイッチ回路は、後述する発射制御入力回路4130aの入力回路の一部を構成している。

30

40

【0744】

CRユニット6からの所定電圧VLは、フォトカプラPIC60のアノード端子のほかに、抵抗PR68を介して、フォトカプラPIC61のアノード端子にも印加されている。フォトカプラPIC61のカソード端子は、CRユニット6からのBRDYが入力されている。抵抗PR68は、フォトカプラPIC61の内蔵赤外LEDに流される電流を制限するための制限抵抗である。フォトカプラPIC61のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRDYの論理がLOWとなっているときには、フォトカプラPIC61がONする一方、フォトカプラPIC61のアノード端子にCRユニット6からの所定電圧VLが印加されているとき

50



であって、C Rユニット6からのB R D Yの論理がH Iとなっているときには、フォトカブラP I C 6 1がO F Fするようになっている。フォトカブラP I C 6 1のエミッタ端子は、グランドと接地され、フォトカブラP I C 6 1のコレクタ端子は、プルアップ抵抗P R 6 9により+ 5 . 2 V側へ引き上げられて払出制御I / Oポート4 1 2 0 bの入力ポートP A , P Eのうち予め定めた入力ピンと電氣的に接続されている。フォトカブラP I C 6 1がO N / O F FすることによりフォトカブラP I C 6 1のコレクタ端子から出力される信号の論理が変化し、その信号がB R D Y信号として払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。

【0745】

フォトカブラP I C 6 1のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R D Yの論理がL O Wとなっているときには、フォトカブラP I C 6 1がO Nするため、フォトカブラP I C 6 1のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理がL O WとなったB R D Y信号が払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。一方、フォトカブラP I C 6 1のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R D Yの論理がH Iとなっているときには、フォトカブラP I C 6 1がO F Fするため、フォトカブラP I C 6 1のコレクタ端子に印加される電圧がプルアップ抵抗P R 6 9により+ 5 . 2 V側へ引き上げられて論理がH IとなったB R D Y信号が払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。このように、フォトカブラP I C 6 1のコレクタ端子から出力されるB R D Y信号の論理は、C Rユニット6からのB R D Yの論理と同一の論理となっている。

【0746】

C Rユニット6からの所定電圧V Lは、フォトカブラP I C 6 0のアノード端子、及びフォトカブラP I C 6 1のアノード端子のほかに、抵抗P R 7 0を介して、フォトカブラP I C 6 2のアノード端子にも印加されている。フォトカブラP I C 6 2のカソード端子は、C Rユニット6からのB R Qが入力されている。抵抗P R 7 0は、フォトカブラP I C 6 2の内蔵赤外L E Dに流される電流を制限するための制限抵抗である。フォトカブラP I C 6 2のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R Qの論理がL O Wとなっているときには、フォトカブラP I C 6 2がO Nする一方、フォトカブラP I C 6 2のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R Qの論理がH Iとなっているときには、フォトカブラP I C 6 2がO F Fするようになっている。フォトカブラP I C 6 2のエミッタ端子は、グランドと接地され、フォトカブラP I C 6 2のコレクタ端子は、プルアップ抵抗P R 7 1により+ 5 . 2 V側へ引き上げられて払出制御I / Oポート4 1 2 0 bの入力ポートP A , P Eのうち予め定めた入力ピンと電氣的に接続されている。フォトカブラP I C 6 2がO N / O F FすることによりフォトカブラP I C 6 2のコレクタ端子から出力される信号の論理が変化し、その信号がB R Q信号として払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。

【0747】

フォトカブラP I C 6 2のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R Qの論理がL O Wとなっているときには、フォトカブラP I C 6 2がO Nするため、フォトカブラP I C 6 2のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理がL O WとなったB R Q信号が払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。一方、フォトカブラP I C 6 2のアノード端子にC Rユニット6からの所定電圧V Lが印加されているときであって、C Rユニット6からのB R Qの論理がH Iとなっているときには、フォトカブラP I C 6 2がO F Fするため、フォトカブラP I C 6 2のコレクタ端子に印加される電圧がプルアップ抵抗P R 7 1により+ 5 . 2 V側へ引き上げられて論理がH IとなったB R Q信号が払出制御I / Oポート4 1 2 0 bの入力ピンに入力される。このように、フォトカブラP I C 6 2のコレクタ端子から出力されるB R Q信号の論理は、C Rユニット6からのB R Qの論

理と同一の論理となっている。

【0748】

図107に示した、払出制御I/Oポート4120bの出力ポートPBの出力ピンPB0から出力されるEXS信号は、抵抗PR72を介して、フォトカブラPIC63のカソード端子に入力されている。フォトカブラPIC63のアノード端子は、抵抗PR73を介して、+12Vが印加されている。抵抗PR73は、フォトカブラPIC63の内蔵赤外LEDに流される電流を制限するための制限抵抗である。フォトカブラPIC63のアノード端子に抵抗PR73を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのEXS信号の論理がLOWとなっていたときには、フォトカブラPIC63がONする一方、フォトカブラPIC63のアノード端子に抵抗PR73を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのEXS信号の論理がHIとなっていたときには、フォトカブラPIC63がOFFするようになっている。フォトカブラPIC63のエミッタ端子は、フォトカブラPIC60のカソード端子とともに、CRユニット6からのグラウンドLGと接地され、フォトカブラPIC63のコレクタ端子は、プルアップ抵抗PR74により、遊技球等貸出装置接続端子板869を介して、CRユニット6内において所定電圧VLに引き上げられてその内蔵制御装置と電氣的に接続されている。フォトカブラPIC63がON/OFFすることによりフォトカブラPIC63のコレクタ端子から出力される信号の論理が変化し、その信号がEXSとしてCRユニット6の内蔵制御装置に入力される。

10

【0749】

フォトカブラPIC63のアノード端子に抵抗PR73を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのEXS信号の論理がLOWとなっていたときには、フォトカブラPIC63がONするため、フォトカブラPIC63のコレクタ端子に印加される電圧がグラウンド側へ引き下げられて論理がLOWとなったEXSがCRユニット6の内蔵制御装置に入力される。一方、フォトカブラPIC63のアノード端子に抵抗PR73を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのEXS信号の論理がHIとなっていたときには、フォトカブラPIC63がOFFするため、フォトカブラPIC63のコレクタ端子に印加される電圧がプルアップ抵抗PR74により所定電圧VLに引き上げられて論理がHIとなったEXSがCRユニット6の内蔵制御装置に入力される。このように、フォトカブラPIC63のコレクタ端子から出力されるEXSの論理は、払出制御I/Oポート4120bからのEXS信号の論理と同一の論理となっている。

20

30

【0750】

図107に示した、払出制御I/Oポート4120bの出力ポートPBの出力ピンPB1から出力されるPRDY信号は、抵抗PR75を介して、フォトカブラPIC64のカソード端子に入力されている。フォトカブラPIC64のアノード端子は、抵抗PR76を介して、+12Vが印加されている。抵抗PR76は、フォトカブラPIC64の内蔵赤外LEDに流される電流を制限するための制限抵抗である。フォトカブラPIC64のアノード端子に抵抗PR76を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのPRDY信号の論理がLOWとなっていたときには、フォトカブラPIC64がONする一方、フォトカブラPIC64のアノード端子に抵抗PR76を介して+12Vが印加されているときであって、払出制御I/Oポート4120bからのPRDY信号の論理がHIとなっていたときには、フォトカブラPIC64がOFFするようになっている。フォトカブラPIC64のエミッタ端子は、フォトカブラPIC60のカソード端子、及びフォトカブラPIC63のエミッタ端子とともに、CRユニット6からのグラウンドLGと接地され、フォトカブラPIC64のコレクタ端子は、プルアップ抵抗PR77により、遊技球等貸出装置接続端子板869を介して、CRユニット6内において所定電圧VLに引き上げられてその内蔵制御装置と電氣的に接続されている。フォトカブラPIC64がON/OFFすることによりフォトカブラPIC64のコレクタ端子から出力される信号の論理が変化し、その信号がPRDYとしてCRユニット6

40

50

の内蔵制御装置に入力される。

【 0 7 5 1 】

フォトカブラ P I C 6 4 のアノード端子に抵抗 P R 7 7 を介して + 1 2 V が印加されているときであって、払出制御 I / O ポート 4 1 2 0 b からの P R D Y 信号の論理が L O W となっているときには、フォトカブラ P I C 6 4 が O N するため、フォトカブラ P I C 6 4 のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理が L O W となった P R D Y が C R ユニット 6 の内蔵制御装置に入力される。一方、フォトカブラ P I C 6 4 のアノード端子に抵抗 P R 7 7 を介して + 1 2 V が印加されているときであって、払出制御 I / O ポート 4 1 2 0 b からの P R D Y 信号の論理が H I となっているときには、フォトカブラ P I C 6 4 が O F F するため、フォトカブラ P I C 6 4 のコレクタ端子に印加される電圧がプルアップ抵抗 P R 7 7 により所定電圧 V L に引き上げられて論理が H I となった P R D Y が C R ユニット 6 の内蔵制御装置に入力される。このように、フォトカブラ P I C 6 4 のコレクタ端子から出力される P R D Y の論理は、払出制御 I / O ポート 4 1 2 0 b からの P R D Y 信号の論理と同一の論理となっている。

10

【 0 7 5 2 】

[ 9 - 3 - 6 . 払出制御 I / O ポートの各種入出力信号 ]

次に、払出制御 I / O ポート 4 1 2 0 b の各種入出力信号について説明する。払出制御 I / O ポート 4 1 2 0 b のデータ入出力端子 D 0 ~ D 7 は、払出制御 M P U 4 1 2 0 a のデータ入出力端子 D 0 ~ D 7 と、データバスを介して各種情報や各種信号のやり取りを行う。

20

【 0 7 5 3 】

払出制御 I / O ポート 4 1 2 0 b のシリアルデータ入力端子である R X D 端子は、図 1 0 7 に示すように、主制御基板 4 1 0 0 からのシリアルデータが主払シリアルデータ受信信号として入力されている。一方、払出制御 I / O ポート 4 1 2 0 b のシリアルデータ出力端子である T X D 端子から主制御基板 4 1 0 0 に送信するシリアルデータが払主シリアルデータ送信信号として出力される。

【 0 7 5 4 】

払出制御 I / O ポート 4 1 2 0 b の入力ポート P A の各入力ピンには、入力ピン P A 0 に、エラー解除スイッチ 8 6 0 a からのエラー解除検出信号が入力され、入力ピン P A 1 に、球抜きスイッチ 8 6 0 b からの球抜き検出信号が入力され、入力ピン P A 2 に、払主シリアルデータ受信信号の正常受信完了の旨を伝える主制御基板 4 1 0 0 からの主払 A C K 信号が入力され、入力ピン P A 3 に、停電監視回路 4 1 1 0 b からの停電予告信号 1 が入力されている。また払出制御 I / O ポート 4 1 2 0 b の入力ポート P A , P E の予め定めた各入力ピンには、C R ユニット 6 からの 1 回の払出動作開始要求信号である B R Q 信号、C R ユニット 6 からの貸球要求信号である B R D Y 信号、及び払出制御基板 4 1 1 0 と C R ユニット 6 とが電氣的に接続されているか否かを伝える C R 接続信号 1 等の C R ユニット 6 からの各種信号、扉枠開放スイッチ 6 1 8 からの扉枠開放信号、本体枠開放スイッチ 6 1 9 からの本体枠開放信号のほかに、満タンスイッチ 5 5 0 からの検出信号等が入力されている。

30

【 0 7 5 5 】

一方、払出制御 I / O ポート 4 1 2 0 b の出力ポート P B の各出力ピンからは、出力ピン P B 0 から、1 回の払出動作を開始した旨又は終了した旨を伝える E X S 信号が出力され、出力ピン P B 1 から、貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝える P R D Y 信号が出力され、出力ピン P B 2 から、停電監視回路 4 1 1 0 b の D タイプフリップフロップ P I C 2 2 のラッチ状態を解除するための停電クリア信号が出力され、出力ピン P B 3 から、主払シリアルデータ受信信号の正常受信完了の旨を伝える払主 A C K 信号が出力され、出力ピン P B 4 から、外部 W D T 4 1 2 0 c へ外部 W D T クリア信号が出力されている。また払出制御 I / O ポート 4 1 2 0 b の出力ポート P C の出力ピン P C 0 ~ P C 3 からは、払出モータ駆動信号が出力され、払出制御 I / O ポート 4 1 2 0 b の出力ポート P D の各出力ピンからは、エラー L E D 表示器 8 6 0 c の駆動信号

40

50

が出力されている。

【 0 7 5 6 】

[ 9 - 4 . 発射制御部の回路 ]

次に、発射制御部 4 1 3 0 について説明する。発射制御部 4 1 3 0 は、図 9 8 に示したように、発射制御入力回路 4 1 3 0 a、発振回路 4 1 3 0 b、発射タイミング回路 4 1 3 0 c、発射ソレノイド駆動回路 4 1 3 0 d、球送りソレノイド駆動回路 4 1 3 0 e から構成されている。ここでは、発射制御入力回路について、図 1 1 0 を参照して説明し、発射タイミング回路 4 1 3 0 c 等の構成についての詳細な説明は後述する。

【 0 7 5 7 】

[ 9 - 4 - 1 . 発射制御入力回路 ]

払出制御基板 4 1 1 0 の発射制御入力回路 4 1 3 0 a には、図 1 1 0 に示すように、ハンドル装置 5 0 0 のタッチスイッチ 5 1 6 からの検出信号と、ハンドル装置 5 0 0 の発射停止スイッチ 5 1 8 からの検出信号と、がハンドル中継基板 1 9 2、そして主扉中継端子板 8 8 0 を介して、入力されている。タッチスイッチ 5 1 6 は、図 4 7 に示したハンドル装置 5 0 0 の回転ハンドル本体前 5 0 6 に手のひらや指が触れているか否かを検出し、発射停止スイッチ 5 1 8 は、図 4 7 に示したハンドル装置 5 0 0 の単発ボタン 5 2 0 が操作されることにより遊技者の意志によって遊技球の打ち出しを強制的に停止するか否かを検出している。まず、タッチスイッチ 5 1 6 からの検出信号が入力される回路について説明し、続いて発射停止スイッチ 5 1 8 からの検出信号が入力される回路について説明する。

【 0 7 5 8 】

[ 9 - 4 - 1 a . タッチスイッチからの検出信号が入力される回路 ]

タッチスイッチ 5 1 6 の一端は、図 1 1 0 に示すように、図 1 0 2 に示した電源基板 8 5 1 からの + 1 2 V が払出制御基板 4 1 1 0 の抵抗 P R 8 0、主扉中継端子板 8 8 0、そしてハンドル中継基板 1 9 2 を介して印加されており、タッチスイッチ 5 1 6 の他端は、ハンドル中継基板 1 9 2 に設けた図示しないプルアップ抵抗により + 1 2 V 側へ引き上げられ、主扉中継端子板 8 8 0、そして払出制御基板 4 1 1 0 に入力され、抵抗 P R 8 1 を介して、トランジスタ P T R 8 0 のベース端子と電氣的に接続されている。トランジスタ P T R 8 0 のベース端子は、抵抗 P R 8 1 と電氣的に接続されるほかに、グランドと接地された抵抗 P R 8 2 と、グランドと接地されたコンデンサ P C 8 0 と、が電氣的に接続されている。トランジスタ P T R 8 0 のベース端子に印加される電圧は、コンデンサ C 8 0 によりノイズが除去されて平滑化されている。トランジスタ P T R 8 0 のエミッタ端子は、グランドに接地され、トランジスタ P T R 8 0 のコレクタ端子は、プルアップ抵抗 P R 8 3 により + 5 . 2 V 側へ引き上げられて発射タイミング回路 4 1 3 0 c の入力端子と電氣的に接続されている。トランジスタ P T R 8 0 が O N / O F F することによりトランジスタ P T R 8 0 のコレクタ端子から出力される信号の論理が変化し、その信号がタッチ検出信号として発射タイミング回路 4 1 3 0 c の入力端子に入力される。

【 0 7 5 9 】

抵抗 P R 8 1、P R 8 2、及びトランジスタ P T R 8 0 から構成される回路は、タッチスイッチ 5 1 6 からの検出信号により O N / O F F するスイッチ回路であり、回転ハンドル本体前 5 0 6 に手のひらや指が触れていないときには、ハンドル中継基板 1 9 2 に設けたプルアップ抵抗により + 1 2 V 側へ引き上げられた電圧がトランジスタ P T R 8 0 のベース端子に印加されることでトランジスタ P T R 8 0 が O N し、スイッチ回路も O N することとなる。これにより、トランジスタ P T R 8 0 のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理が L O W となったタッチ検出信号が発射タイミング回路 4 1 3 0 c の入力端子に入力される。一方、回転ハンドル本体前 5 0 6 に手のひらや指が触れているときには、トランジスタ P T R 8 0 のベース端子に印加される電圧がグランド側へ引き下げられてトランジスタ P T R 8 0 が O F F し、スイッチ回路も O F F することとなる。これにより、トランジスタ P T R 8 0 のコレクタ端子に印加される電圧がプルアップ抵抗 P R 8 3 により + 5 . 2 V 側へ引き上げられて論理が H I となったタッチ検出信号が発射タイミング回路 4 1 3 0 c の入力端子に入力される。

10

20

30

40

50

## 【 0 7 6 0 】

[ 9 - 4 - 1 b . 発射停止スイッチからの検出信号が入力される回路 ]

発射停止スイッチ 5 1 8 の一端は、図 1 1 0 に示すように、図 1 0 2 に示した電源基板 8 5 1 からの + 1 2 V が払出制御基板 4 1 1 0 の抵抗 P R 8 4、主扉中継端子板 8 8 0、そしてハンドル中継基板 1 9 2 を介して印加されており、発射停止スイッチ 5 1 8 の他端は、ハンドル中継基板 1 9 2 に設けた図示しないプルアップ抵抗により + 1 2 V 側へ引き上げられ、主扉中継端子板 8 8 0、そして払出制御基板 4 1 1 0 に入力され、抵抗 P R 8 5 を介して、トランジスタ P T R 8 1 のベース端子と電氣的に接続されている。トランジスタ P T R 8 1 のベース端子は、抵抗 P R 8 5 と電氣的に接続されるほかに、グランドと接地された抵抗 P R 8 6 と、グランドと接地されたコンデンサ P C 8 1 と、が電氣的に接続されている。トランジスタ P T R 8 1 のベース端子に印加される電圧は、コンデンサ C 8 1 によりノイズが除去されて平滑化されている。トランジスタ P T R 8 1 のエミッタ端子は、グランドに接地され、トランジスタ P T R 8 1 のコレクタ端子は、プルアップ抵抗 P R 8 7 により + 5 . 2 V 側へ引き上げられて発射タイミング回路 4 1 3 0 c の入力端子と電氣的に接続されている。トランジスタ P T R 8 1 が O N / O F F することによりトランジスタ P T R 8 1 のコレクタ端子から出力される信号の論理が変化し、その信号が発射停止検出信号として発射タイミング回路 4 1 3 0 c の入力端子に入力される。

10

## 【 0 7 6 1 】

抵抗 P R 8 5、P R 8 6、及びトランジスタ P T R 8 1 から構成される回路は、発射停止スイッチ 5 1 8 からの検出信号により O N / O F F するスイッチ回路であり、単発ボタン 5 2 0 が操作されていないときには、ハンドル中継基板 1 9 2 に設けたプルアップ抵抗により + 1 2 V 側へ引き上げられた電圧がトランジスタ P T R 8 1 のベース端子に印加されることでトランジスタ P T R 8 1 が O N し、スイッチ回路も O N することとなる。これにより、トランジスタ P T R 8 1 のコレクタ端子に印加される電圧がグランド側へ引き下げられて論理が L O W となった発射停止検出信号が発射タイミング回路 4 1 3 0 c の入力端子に入力される。一方、単発ボタン 5 2 0 が操作されているときには、トランジスタ P T R 8 1 のベース端子に印加される電圧がグランド側へ引き下げられてトランジスタ P T R 8 1 が O F F し、スイッチ回路も O F F することとなる。これにより、トランジスタ P T R 8 1 のコレクタ端子に印加される電圧がプルアップ抵抗 P R 8 7 により + 5 . 2 V 側へ引き上げられて論理が H I となった発射停止検出信号が発射タイミング回路 4 1 3 0 c の入力端子に入力される。

20

30

## 【 0 7 6 2 】

なお、図 1 0 9 に示した、抵抗 P R 6 2、P R 6 6、及びトランジスタ P T R 6 1 から構成されるスイッチ回路も発射制御入力回路 4 1 3 0 a の入力回路の一部であり、このトランジスタ P T R 6 1 のコレクタ端子から出力される C R 接続信号も、上述した、タッチ検出信号、及び発射停止信号に加えて、発射タイミング回路 4 1 3 0 c に入力されている。

## 【 0 7 6 3 】

[ 9 - 5 . 主制御基板との各種入出力信号、及び外部端子板への各種出力信号 ]

次に、払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 との各種入出力信号と、払出制御基板 4 1 1 0 から外部端子板 7 8 4 への各種出力信号について、図 1 1 1 を参照して説明する。

40

## 【 0 7 6 4 】

[ 9 - 5 - 1 . 主制御基板との各種入出力信号 ]

払出制御基板 4 1 1 0 は、主制御基板 4 1 0 0 と各種入出力信号のやり取りを行う。具体的には、図 1 1 1 ( a ) に示すように、払出制御基板 4 1 1 0 は、払主シリアルデータ送信信号、払主 A C K 信号、停電予告信号、枠開放情報出力情報等を、主制御基板 4 1 0 0 に出力する。一方、払出制御基板 4 1 1 0 は、主払シリアルデータ受信信号、主払 A C K 信号、R A M クリア信号のほかに、1 5 ラウンド大当り情報出力信号、及び 2 ラウンド大当り情報出力信号等の大当り情報出力信号、確率変動中情報出力信号、特別図柄表示情

50

報出力信号、普通図柄表示情報出力信号、時短中情報出力信号、始動口入賞情報出力信号等の遊技に関する遊技情報信号を、主制御基板 4 1 0 0 から入力される。

【 0 7 6 5 】

[ 9 - 5 - 2 . 外部端子板への各種出力信号 ]

払出制御基板 4 1 1 0 は、外部端子板 7 8 4 に各種信号を出力する。具体的には、図 1 1 1 ( b ) に示すように、扉枠開放信号、本体枠開放信号のほかに、図 7 0 に示した払出モータ 7 4 4 が実際に払い出した遊技球の球数を示す賞球数情報出力信号、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 を介して、15 ラウンド大当り情報出力信号、及び 2 ラウンド大当り情報出力信号等の大当り情報出力信号に加えて、確率変動中情報出力信号、特別図柄表示情報出力信号、普通図柄表示情報出力信号、時短中情報出力信号、及び始動口入賞情報出力信号等の遊技情報信号等を、外部端子板 7 8 4 に出力する。

10

【 0 7 6 6 】

外部端子板 7 8 4 は、図示しない遊技場（ホール）に設置されたホールコンピュータと電氣的に接続されており、遊技者の遊技等を監視している。なお、15 ラウンド大当り情報出力信号又は 2 ラウンド大当り情報出力信号を 1 つの大当り情報出力信号としてホールコンピュータに出力する場合には、ホールコンピュータは、ラウンドが 2 回となった大当りの回数（2 ラウンド大当りの発生回数）と、ラウンドが 15 回となった大当りの回数（15 ラウンド大当りの発生回数）と、が合算されたものがパチンコ遊技機 1 の大当りの回数となる。このため、ホールコンピュータは、その合算された大当り回数から、2 ラウンド大当りの発生回数や 15 ラウンド大当りの発生回数を把握することができないので、実際にパチンコ遊技機 1 で発生した大当り回数が多いのが、2 ラウンド大当りであるのか、それとも 15 ラウンド大当りであるのかを、把握することができない。またパチンコ遊技機 1 の上方に図示しないデータカウンタが配置されており、遊技者の中には、このデータカウンタに表示された大当り遊技状態の発生回数等を参考にして遊技を行うか否かを選択する者もいる。ところが、データカウンタに表示された大当り遊技状態の発生回数は、実際には 2 ラウンド大当りの発生回数に偏っている場合もあるので、遊技者が遊技を開始しても、2 ラウンド大当りばかり発生して 15 ラウンド大当りがなかなか発生しないこともある。このように、データカウンタに表示された大当り遊技状態の発生回数は、遊技者に期待感を与えることはできるものの、必要以上に遊技者の射幸心をあおりかねない。そこで、本実施形態では、大当り情報出力信号として、15 ラウンド大当り情報出力信号と 2 ラウンド大当り情報出力信号とを別々にホールコンピュータに出力することにより、ホールコンピュータは、2 ラウンド大当りの発生回数と、15 ラウンド大当り発生回数と、を正確に把握することができるようになっていく。したがって、ホールコンピュータは、実際にパチンコ遊技機 1 で発生した大当り回数の多いのが、2 ラウンド大当りであるのか、それとも 15 ラウンド大当りであるのかを、把握することができるし、データカウンタには 15 ラウンド大当りの発生回数と 2 ラウンド大当りの発生回数とを別々に又は 15 ラウンド大当りの発生回数のみを大当り遊技状態の発生回数として表示することができるので、必要以上に遊技者の射幸心をあおることもない。

20

30

【 0 7 6 7 】

なお、本実施形態では、2 ラウンド大当り情報出力信号は 2 ラウンド大当りが発生して終了するまでの期間においてホールコンピュータに出力された状態となっており、15 ラウンド大当り情報出力信号も 15 ラウンド大当りが発生して終了するまでの期間においてホールコンピュータに出力された状態となっている。本実施形態のように、2 ラウンド大当り情報出力信号及び 15 ラウンド大当り情報出力信号をホールコンピュータに出力する方法のほかに、例えば、2 ラウンド大当りが発生すると、2 ラウンド大当り情報出力信号が所定期間だけホールコンピュータに出力される状態とし、15 ラウンド大当りが発生すると、15 ラウンド大当り情報出力信号が所定期間だけホールコンピュータに出力される状態とする、このような 2 ラウンド大当り情報出力信号及び 15 ラウンド大当り情報出力信号を同一の所定期間だけホールコンピュータに出力する方法も挙げることができる。

40

【 0 7 6 8 】

50

### [ 1 0 . 発射ソレノイドの駆動方法 ]

次に、図 6 3 に示した発射ソレノイド 6 5 4 の駆動方法について、図 1 1 2 ~ 図 1 1 5 を参照して説明する。図 1 1 2 は発射ソレノイドの駆動回路を示すブロック図であり、図 1 1 3 はシャントレギュレータ回路、増幅回路、及びオペアンプ回路群を示す回路図であり、図 1 1 4 は D C / D C コンバータの特性を示す図であり、図 1 1 5 は図 1 1 2 の発射ソレノイドの駆動回路における所定点のタイミングチャートである。まず、発射ソレノイド 6 5 4 の駆動システムについて説明し、続いてその駆動回路の所定点における、入出力電流、出力電圧、信号の論理及び波形等について説明する。

#### 【 0 7 6 9 】

#### [ 1 0 - 1 . 発射ソレノイドの駆動システム ]

10

発射ソレノイド 6 5 4 の駆動システムは、図 1 1 2 に示すように、主として、払出制御基板 4 1 1 0 における発射制御部 4 1 3 0 の発射制御入力回路 4 1 3 0 a、発信回路 4 1 3 0 b、発射タイミング回路 4 1 3 0 c、発射ソレノイド駆動回路 4 1 3 0 d、及び球送ソレノイド駆動回路 4 1 3 0 e と、発射電源基板 8 3 1 の D C / D C コンバータ 8 3 1 a、及び電解コンデンサ S C 0 と、電源基板 8 5 1 の力率改善回路 8 5 1 b、及び平滑化回路 8 5 1 c と、により構成されている。

#### 【 0 7 7 0 】

発射制御入力回路 4 1 3 0 a は、上述したように、C R ユニット 6 が遊技球等貸出装置接続端子板 8 6 9 を介して払出制御基板 4 1 1 0 と電気的に接続されると、C R ユニット 6 がパチンコ遊技機 1 から電力 ( A C 2 4 V ) 供給を受けている旨を伝える信号が入力されて C R 接続信号として発射タイミング回路 4 1 3 0 c に出力し、回転ハンドル本体前 5 0 6 に手のひらや指が触れているか否かを検出するタッチスイッチ 5 1 6 からの検出信号が入力されると、タッチ検出信号として発射タイミング回路 4 1 3 0 c に出力し、遊技者の意志によって遊技球の打ち出しを強制的に停止するか否かを検出する発射停止スイッチ 5 1 8 からの検出信号が入力されると、発射停止検出信号として発射タイミング回路 4 1 3 0 c に出力する。

20

#### 【 0 7 7 1 】

発射タイミング回路 4 1 3 0 c は、発射制御入力回路 4 1 3 0 a からの C R 接続信号、タッチ検出信号、及び発射停止検出信号に基づいて、発射ソレノイド 6 5 4 による遊技球の打ち出しを許可したり、禁止したりする。具体的には、発射タイミング回路 4 1 3 0 c は、C R ユニット 6 が遊技球等貸出装置接続端子板 8 6 9 を介して払出制御基板 4 1 1 0 と電気的に接続されていないために C R 接続信号が入力されていないという第 1 のケース、タッチ検出信号が回転ハンドル本体前 5 0 6 に手のひらや指が触れていない旨を伝えているという第 2 のケース、発射停止検出信号が遊技球の打ち出しを強制的に停止する旨を伝えているという第 3 のケース、のうち、1 つでも該当するときに発射ソレノイド 6 5 4 による遊技球の打ち出しを禁止する一方、すべてに該当しないときに発射ソレノイド 6 5 4 による遊技球の打ち出しを許可する。

30

#### 【 0 7 7 2 】

発射タイミング回路 4 1 3 0 c は、発信回路 4 1 3 0 b からのクロック信号が入力されており、発射ソレノイド 6 5 4 による遊技球の打ち出しを許可するときには、このクロック信号に基づいて、1 分当たり 1 0 0 個の遊技球が図 9 5 に示した遊技領域 1 1 0 0 に向かって打ち出されるよう発射基準パルスを生じて発射ソレノイド駆動回路 4 1 3 0 d に出力するとともに、発射基準パルスを所定数倍 ( 本実施形態では、5 倍 ) した球送基準パルスを生じて球送ソレノイド駆動回路 4 1 3 0 e に出力する。発射ソレノイド駆動回路 4 1 3 0 d は、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、を併合した併合電流により打球発射装置 6 5 0 の発射ソレノイド 6 5 4 を駆動する。これに対して、球送ソレノイド駆動回路 4 1 3 0 e は、電源基板 8 5 1 からの + 2 4 V による球送ソレノイド 5 8 5 を駆動する。

40

#### 【 0 7 7 3 】

発射ソレノイド駆動回路 4 1 3 0 d は、主として、シャントレギュレータ回路 4 1 3 0

50

d a、増幅回路 4 1 3 0 d b、電圧比較回路 4 1 3 0 d c、スイッチング回路 4 1 3 0 d d から構成されている。シャントレギュレータ回路 4 1 3 0 d a は、電源基板 8 5 1 の + 5 . 2 V 作成回路 8 5 1 d で作成される + 5 . 2 V が供給されており、この + 5 . 2 V から安定化された直流 + 2 . 5 V ( D C + 2 . 5 V、以下、「+ 2 . 5 V」と記載する。) を作成して増幅回路 4 1 3 0 d b に供給している。

#### 【 0 7 7 4 】

シャントレギュレータ回路 4 1 3 0 d a は、図 1 1 3 ( a ) に示すように、シャント式安定化電源回路 P I C 9 0 を主として構成されている。このシャント式安定化電源回路 P I C 9 0 は、周囲温度による温度ドリフトが低減されたものであり、負荷に対して一定電圧に保持される安定化電源を作成して供給することができる。シャント式安定化電源回路 P I C 9 0 の基準電圧入力端子である R E F 端子、及びカソード端子である K 端子は、+ 5 . 2 V が抵抗 P R 9 0 を介して印加されており、この抵抗 P R 9 0 により R E F 端子に 10 入力される電流が制限されている。K 端子は増幅回路 4 1 3 0 d b に + 2 . 5 V を出力している。この + 2 . 5 V は、グランドと接地されたコンデンサ P C 9 0 によりリップル ( 電圧に畳重された交流成分 ) が除去されて平滑化されている ( コンデンサ P C 9 0 は、ローパスフィルタとしての役割も担っている ) 。なお、シャント式安定化電源回路 P I C 9 0 のアノード端子である A 端子はグランド ( G N D ) と接地されている。

#### 【 0 7 7 5 】

図 1 1 2 に戻り、増幅回路 4 1 3 0 d b は、シャントレギュレータ回路 4 1 3 0 d a からの + 2 . 5 を 2 倍に増幅して直流 + 5 . 0 V ( D C + 5 . 0 V、以下、「+ 5 . 0 V」と記載する。) を作成して主扉中継端子板 8 8 0、そしてハンドル中継基板 1 9 2 を介して、ハンドル装置 5 0 0 におけるポテンショメータ 5 1 2 に供給している。 20

#### 【 0 7 7 6 】

増幅回路 4 1 3 0 d b は、図 1 1 3 ( a ) に示すように、オペアンプ P I C 9 1 を主として構成されている。オペアンプ P I C 9 1 は、非反転増幅回路として構成されており、オペアンプ P I C 9 1 の非反転入力端子 ( + 端子 ) にはシャントレギュレータ回路 4 1 3 0 d a のシャント式安定化電源回路 P I C 9 0 からの + 2 . 5 V が印加され、オペアンプ P I C 9 1 の反転入力端子 ( - 端子 ) には一端がグランドと接地された抵抗 P R 9 1 の他端と電氣的に接続されるとともに、オペアンプ P I C 9 1 の出力端子と一端が電氣的に接続された抵抗 P R 9 2 の他端と電氣的に接続されている。抵抗 P R 9 1 , P R 9 2 の抵抗 30 値は、オペアンプ P I C 9 1 の増幅率 ( 平ループ利得 ) が 2 倍となるように設定されている。オペアンプ P I C 9 1 の出力端子は、オペアンプ P I C 9 1 の非反転入力端子 ( + 端子 ) に印加された + 2 . 5 V を 2 倍に増幅した + 5 . 0 V を、上述したように、主扉中継端子板 8 8 0、そしてハンドル中継基板 1 9 2 を介して、ハンドル装置 5 0 0 におけるポテンショメータ 5 1 2 に供給している。この + 5 . 0 V は、グランドと接地されたコンデンサ P C 9 1 によりリップル ( 電圧に畳重された交流成分 ) が除去されて平滑化されている ( コンデンサ P C 9 1 は、ローパスフィルタとしての役割も担っている ) 。なお、オペアンプ P I C 9 1 の電源端子に入力される + 2 4 V は、グランドと接地されたコンデンサ P C 9 2 によりリップルが除去されて平滑化されている。

#### 【 0 7 7 7 】

図 1 1 2 に戻り、ポテンショメータ 5 1 2 は 3 端子の可変抵抗器であり、第 1 の固定端子、第 2 の固定端子、可変端子を備え、第 1 の固定端子が上述した増幅回路 4 1 3 0 d b からの + 5 . 0 V が供給され、第 2 の固定端子がハンドル中継基板 1 9 2、そして主扉中継端子板 8 8 0 を介して、払出制御基板 4 1 1 0 における発射ソレノイド駆動回路 4 1 3 0 d の抵抗 P R 1 0 0 と電氣的に接続されている。この抵抗 P R 1 0 0 の他端は、グランドと接地されている。回転ハンドル本体前 5 0 6 が回転操作されると、これともないポテンショメータ 5 1 2 の検出軸部 5 1 2 a も回転して、第 1 の固定端子と第 2 の固定端子とに印加されている電圧を回転ハンドル本体前 5 0 6 の回転操作に応じて、つまりポテンショメータ 5 1 2 の検出軸部 5 1 2 a の回転位置に応じて分圧し、この分圧した電圧をポテンショメータ 5 1 2 の可変端子から取り出すことができるようになっている。ポテンショ 40 50



メータ 5 1 2 の可変端子から取り出した電圧は、ハンドル中継基板 1 9 2、そして主扉中継端子板 8 8 0 を介して、払出制御基板 4 1 1 0 の発射ソレノイド駆動回路 4 1 3 0 d における後述する抵抗 P R 9 3、P R 9 4 (図 1 1 3 (b) 参照) で分圧され、この分圧された抵抗 P R 9 4 が受け持つ電圧が発射強度目標電圧として、電圧比較回路 4 1 3 0 d c に印加される。

#### 【 0 7 7 8 】

ハンドル装置 5 0 0 のポテンシオメータ 5 1 2 の可変端子から取り出した電圧は、上述したように、ハンドル中継基板 1 9 2、そして主扉中継端子板 8 8 0 を介して、図 1 1 3 (b) に示すように、グラウンドと接地されたコンデンサ P C 9 3 によりリップル (電圧に畳重された交流成分) が除去されて平滑化され (コンデンサ P C 9 3 は、ローパスフィルタとしての役割も担っている。)、払出制御基板 4 1 1 0 の発射ソレノイド駆動回路 4 1 3 0 d のボルテージフォロアとして構成されたオペアンプ回路群に印加される。このオペアンプ回路群は、図 1 1 3 (b) に示すように、初段のオペアンプ P I C 9 2、後段のオペアンプ P I C 9 3 を主として構成されている。ハンドル装置 5 0 0 からの電圧は、ボルトオーダーの電圧であり初段のオペアンプ P I C 9 2 の非反転入力端子 (+ 端子) に印加される。初段のオペアンプ P I C 9 2 の反転入力端子 (- 端子) には、初段のオペアンプ P I C 9 2 の出力端子と電氣的に接続されている。初段のオペアンプ P I C 9 2 の出力端子は、オペアンプ P I C 9 2 の非反転入力端子 (+ 端子) に印加された電圧を 1 倍にして、つまりそのままのボルトオーダーの電圧として出力する。この初段のオペアンプ P I C 9 2 は、ボルトオーダーの電圧である入力電圧を単にそのまま出力しているものの、ハンドル装置 5 0 0 からの電圧を印加するための初段入力側回路と、電圧を後段のオペアンプ P I C 9 3 に出力するための初段出力側回路と、の回路分離を実現している。これにより、初段入力側回路から初段出力側回路に向かって電圧が信号として伝達することができ、初段出力側回路の影響を初段入力側回路へ与えなくすることができる。なお、オペアンプ P I C 9 2 の電源端子に入力される + 2 4 V は、グラウンドと接地されたコンデンサ P C 9 4 によりリップルが除去されて平滑化されている。

#### 【 0 7 7 9 】

初段のオペアンプ P I C 9 2 の出力端子は、自身の反転入力端子 (- 端子) のほかに、抵抗 P R 9 3 の一端と電氣的に接続され、この抵抗 P R 9 3 の他端が後段のオペアンプ P I C 9 3 の非反転入力端子 (+ 端子) と電氣的に接続されている。後段のオペアンプ P I C 9 3 の非反転入力端子 (+ 端子) は、抵抗 P R 9 3 の他端のほかに、一端がグラウンドと接地された抵抗 P R 9 4 の他端と電氣的に接続されている。これにより、初段のオペアンプ P I C 9 2 の出力端からの電圧は、上述したように、ボルトオーダーの電圧である入力電圧を単にそのまま出力しているため、ボルトオーダーの電圧であり、抵抗 P R 9 3、P R 9 4 により分圧され、この分圧された抵抗 P R 9 4 が受け持つ電圧がミリボルトオーダーの電圧として後段のオペアンプ P I C 9 3 の非反転入力端子 (+ 端子) に印加される。後段のオペアンプ P I C 9 3 の反転入力端子 (- 端子) には、後段のオペアンプ P I C 9 3 の出力端子と電氣的に接続されている。後段のオペアンプ P I C 9 3 の出力端子は、オペアンプ P I C 9 2 の非反転入力端子 (+ 端子) に印加された電圧を 1 倍にして、つまりそのままのミリボルトオーダーの電圧が発射強度目標電圧として電圧比較回路 4 1 3 0 d c に出力する。この後段のオペアンプ P I C 9 3 は、抵抗 P R 9 3、P R 9 4 で分圧されたミリボルトオーダーの抵抗 P R 9 4 が受け持つ電圧である入力電圧を単にそのまま出力しているものの、抵抗 P R 9 3、P R 9 4 で分圧されたミリボルトオーダーの抵抗 P R 9 4 が受け持つ電圧を印加するための後段入力側回路と、電圧を電圧比較回路 4 1 3 0 d c に出力するための後段出力側回路と、の回路分離を実現している。これにより、後段入力側回路から後段出力側回路に向かって電圧が信号として伝達することができ、後段出力側回路の影響を後段入力側回路へ与えなくすることができる。なお、オペアンプ P I C 9 3 の電源端子に入力される + 2 4 V は、グラウンドと接地されたコンデンサ P C 9 5 によりリップルが除去されて平滑化されている。

#### 【 0 7 8 0 】

図 1 1 2 に戻り、打球発射装置 6 5 0 の発射ソレノイド 6 5 4 に流れている電流は、一端がグランドと接地された抵抗 P R 1 0 1 を流れることでこの抵抗 P R 1 0 1 が受け持つミリボルトオーダーの電圧が発射制御電圧として電圧比較回路 4 1 3 0 d c に印加される。電圧比較回路 4 1 3 0 d c には、上述したミリボルトオーダーの電圧である発射強度目標電圧も印加されている。このように、電圧比較回路 4 1 3 0 d c で比較する発射制御電圧と発射強度目標電圧とは、上述したように、払出制御基板 4 1 1 0 ( 発射ソレノイド駆動回路 4 1 3 0 d ) においてボルトオーダーの電圧からミリボルトオーダーの電圧へ抵抗 P R 1 0 1 , P R 9 4 が受け持つ電圧によりそれぞれ降圧されるようになっている。つまり、払出制御基板 4 1 1 0 上に形成された配線パターンを介して印加されるため、この配線パターンがノイズの影響を受けにくく、電圧比較回路 4 1 3 0 d c がミリボルトオーダーの電圧で発射制御電圧と発射強度目標電圧とを比較することができるのに対して、払出制御基板 4 1 1 0 と打球発射装置 6 5 0 との基板装置間、及び払出制御基板 4 1 1 0 とハンドル装置 5 0 0 との基板装置間においては、配線 ( ハーネス ) を介して電氣的に接続されているため、配線 ( ハーネス ) にノイズの影響を受けやすく、ボルトオーダーの電圧とすることにより基板装置間におけるノイズの影響を抑制している。

10

#### 【 0 7 8 1 】

電圧比較回路 4 1 3 0 d c は、発射制御電圧と発射強度目標電圧とを大小比較する反転型の回路であり、その比較結果をスイッチング回路 4 1 3 0 d d に出力する。電圧比較回路 4 1 3 0 d c による比較結果は、H I 又は L O W という論理出力となっており、発射制御電圧が発射強度目標電圧より大きいときには L O W ( 以下、「L」と記載する。 ) となる一方、発射制御電圧が発射強度目標電圧より小さいときには H I ( 以下、「H」と記載する。 ) となる。このように、電圧比較回路 4 1 3 0 d c による比較結果によって出力論理が H 又は L となるため、その出力信号が O N / O F F 信号としてスイッチング回路 4 1 3 0 d d に入力されることとなる。

20

#### 【 0 7 8 2 】

スイッチング回路 4 1 3 0 d d は、発射タイミング回路 4 1 3 0 c からの発射基準パルスが入力されるごとに、電圧比較回路 4 1 3 0 d c からの O N / O F F 信号に従って、発射電源基板 8 3 1 に備える、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を、打球発射装置 6 5 0 の発射ソレノイド 6 5 4 に流す。具体的には、スイッチング回路 4 1 3 0 d d は、電圧比較回路 4 1 3 0 d c からの O N 信号が入力されると、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を発射ソレノイド 6 5 4 に流す一方、電圧比較回路 4 1 3 0 d c からの O F F 信号が入力されると、発射ソレノイド 6 5 4 に流れている電流を遮断する。つまり、スイッチング回路 4 1 3 0 d d は、電圧比較回路 4 1 3 0 d c からの O N 信号が入力されて、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を発射ソレノイド 6 5 4 に流しているときに、この発射ソレノイド 6 5 4 に流れている電流を、抵抗 P R 1 0 1 によって分圧された電圧が発射制御電圧として発射強度目標電圧より大きくなると、電圧比較回路 4 1 3 0 d c の出力論理が L となり、O F F 信号をスイッチング回路 4 1 3 0 d d に出力し、スイッチング回路 4 1 3 0 d d が発射ソレノイド 6 5 4 に流れている定電流を遮断する。この遮断により、発射ソレノイド 6 5 4 に電流が流れなくなることによって発射制御電圧が発射強度目標電圧より小さくなり、電圧比較回路 4 1 3 0 d c の出力論理が再び H となり、O N 信号をスイッチング回路 4 1 3 0 d d に出力し、スイッチング回路 4 1 3 0 d d が、上述したように、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を発射ソレノイド 6 5 4 に流す。このように、電圧比較回路 4 1 3 0 d c からの O N / O F F 信号に従ってスイッチング回路 4 1 3 0 d d が、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を、発射ソレノイド 6 5 4 に流したり、その定電流を遮断したりするため、スイッチング回路 4 1 3 0 d d は、電圧比較回路 4 1 3 0 d c からの O N / O F F 信号に自励発振して電流を発射ソレノイドに流

30

40

50

す制御を行っている。つまり、スイッチング回路 4 1 3 0 d d は、「自励発振定電流回路」として機能しており、発射制御電圧を発射強度目標電圧に近づけている。これにより、回転ハンドル本体前 5 0 6 が回動操作されて回転ハンドル本体前 5 0 6 の回転位置に見合った発射強度で発射ソレノイド 6 5 4 を駆動して遊技球を遊技領域 1 1 0 0 に向かって打ち出すことができる。

#### 【0783】

なお、遊技者が回転ハンドル本体前 5 0 6 に触れて、回転ハンドル本体前 5 0 6 を回動していない原回転位置であるときには、ポテンショメータ 5 1 2 の可変端子から取り出される電圧は、ポテンショメータ 5 1 2 の第 2 の固定端子に印加されている抵抗 P R 1 0 0 が受け持つ電圧となる。つまり、ポテンショメータ 5 1 2 の第 2 の固定端子には、抵抗 P R 1 0 0 が受け持つ電圧がオフセット電圧として印加された状態となっている。このオフセット電圧が上述したボルテージフォロアとして構成されたオペアンプ回路群に印加され、発射強度目標電圧として、電圧比較回路 4 1 3 0 d c に印加される。この場合には、電圧比較回路 4 1 3 0 d c からの ON 信号がスイッチング回路 4 1 3 0 d d に出力されると、スイッチング回路 4 1 3 0 d d は、D C / D C コンバータ 8 3 1 a からの電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流を発射ソレノイド 6 5 4 に流す。この D C / D C コンバータ 8 3 1 a からの出力される電流が最小出力電流となる。このときの発射ソレノイド 6 5 4 の発射強度は、少なくとも、図 1 に示した発射レール 6 6 0 を飛び越えるものとなっている。つまり、抵抗 P R 1 0 0 に印加されている電圧が発射強度目標電圧であるときには、その電圧に見合う電流 (D C / D C コンバータ 8 3 1 a から出力される最小出力電流と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流) が発射ソレノイド 6 5 4 に流れると、発射ソレノイド 6 5 4 によって打ち出された遊技球は、発射レール 6 6 0 を飛び越えることができても、図 1 に示した遊技盤 4 の外レール 1 1 1 1 に沿って遊技領域 1 1 0 0 に達することができないため、ファール球としてファール空間 6 2 6 の下部に位置する図 1 に示したファールカバーユニット 5 4 0 のファール球入口 5 4 2 e で受け入れて回収されこととなる。換言すると、抵抗 P R 1 0 0 に印加されている電圧がボルテージフォロアとして構成されたオペアンプ回路群に印加され、発射強度目標電圧として、電圧比較回路 4 1 3 0 d c に印加されるときには、発射ソレノイド 6 5 4 に流れる電流が最小電流となっているものの、この最小電流が発射ソレノイド 6 5 4 に流れても、打ち出された遊技球がすべてファール球として回収されるようになっている。これにより、球送ソレノイド 5 8 5 によって発射レール 6 6 0 に送り出された遊技球と重複することを防止することができるため、発射ソレノイド 6 5 4 がその重複する遊技球を遊技領域 1 1 0 0 に向かって打ち出すことを防止することができるとともに、発射ソレノイド 6 5 4 への加負荷を防止することができ、故障を防止することもできる。

#### 【0784】

また、上述したように、オフセット電圧は、回転ハンドル本体前 5 0 6 の回転位置が原回転位置にあるときにおける原回転位置に見合う最小発射強度を得るための電圧に設定されているため、最小発射強度で打球発射装置 6 5 0 により発射レール 6 6 0 そして外レール 1 1 1 1 に沿って打ち出された遊技球は、ファール球としてファール空間 6 2 6 の下部に位置する、ファールカバーユニット 5 4 0 のファール球入口 5 4 2 e で受け入れてすべて回収されるようになっている。これにより、遊技者が回転ハンドル本体前 5 0 6 を回転操作開始した時点においては、遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度を強めることができない場合であっても、すべての遊技球は発射レール 6 6 0 を飛び越えることができるようになっているため、発射レール 6 6 0 上で遊技球同士が衝突し合うことを回避することができるようになっている。このため、次の遊技球が発射ソレノイド 6 5 4 で打ち出される前に、遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度を強めることにより、その発射強度で今回打ち出された遊技球を外レール 1 1 1 1 に沿って下降してくる前回打ち出された遊技球に衝突させて、前回打ち出された遊技球とともに今回打ち出された遊技球を、遊技領域 1 1 0 0 に飛び出させることができるし、仮に遊技

10

20

30

40

50

領域 1 1 0 0 に飛び出させることができなくてもファール球としてファール空間 6 2 6 の下部に位置する、ファールカバーユニット 5 4 0 のファール球入口 5 4 2 e で受け入れてすべて回収されることとなる。換言すると、遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度を強めることができない場合であっても、発射ルール 6 6 0 を飛び越えるだけの発射強度が与えられているため、打ち出された遊技球が発射ルール 6 6 0 上で衝突し合って球詰まりが生ずることがない。また遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度を強めたときに、その発射強度で今回打ち出された遊技球を外ルール 1 1 1 1 に沿って下降してくる前回打ち出された遊技球に衝突させて、前回打ち出された遊技球とともに今回打ち出された遊技球を遊技領域 1 1 0 0 に飛び出させることができなくても、ファール球としてファール空間 6 2 6 の下部に位置する、ファールカバーユニット 5 4 0 のファール球入口 5 4 2 e で受け入れてすべて回収されるため、遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度をさらに強めることで、球詰まりが生ずることなく遊技球を遊技領域 1 1 0 0 に飛び出させることができる。つまり、今回打ち出された遊技球を外内ルール 1 1 1 1 に沿って下降してくる前回打ち出された遊技球に衝突させて、前回打ち出された遊技球とともに今回打ち出された遊技球を遊技領域 1 1 0 0 に飛び出させることができず遊技者に不快な思いをさせる場合があっても、遊技者が回転ハンドル本体前 5 0 6 を回転操作して発射強度をさらに強めることで、球詰まりが生ずることなく遊技球を遊技領域 1 1 0 0 に飛び出させることができるため、その不快を解消することができる。したがって、回転ハンドル本体前 5 0 6 の回転操作開始時の球詰まりによる遊技者の不快を解消することができる。

#### 【0785】

本実施形態では、シャントレギュレータ回路 4 1 3 0 d a にシャント式安定化電源回路 P I C 9 0 を採用することにより、電圧比較回路 4 1 3 0 d c に印加される発射強度目標電圧は、シャントレギュレータ回路 4 1 3 0 d a からの一定電圧である + 2 . 5 V が増幅回路 4 1 3 0 d b で増幅された + 5 . 0 V がハンドル装置 5 0 0 のポテンショメータ 5 1 2 により分圧されたものとなることによって、この分圧された電圧も回転ハンドル本体前 5 0 6 の回転位置が同一回転位置に保持されているときには、変動が生じず一定の電圧に保持されることとなる。これにより、スイッチング回路 4 1 3 0 d d が打球発射装置 6 5 0 の発射ソレノイド 6 5 4 に併合電流を流すことにより発射制御電圧を発射強度目標電圧に近づけて発射制御電圧が発射強度目標電圧と同一となった際に、回転ハンドル本体前 5 0 6 の回転位置が同一回転位置に保持されているときには、発射ソレノイド 6 5 4 に流れる併合電流も変動が生じず一定の電流が流れることとなるため、発射ソレノイド 6 5 4 が遊技球を遊技領域 1 1 0 0 に向かって打ち出す発射強度が同一となる。したがって、発射ソレノイド 6 5 4 の駆動発射による遊技球の「飛びムラ」を防止することができる。

#### 【0786】

また、パチンコ遊技機 1 が設置されるパチンコ島設備は、複数のパチンコ遊技機から排出された遊技球を研磨して再びパチンコ遊技機に供給するという遊技球の循環システムが構築されている。このため、遊技球の研磨による熱、遊技球同士の衝突や摩擦による熱に加えて、パチンコ遊技機の電源基板や各種電飾による熱等によりパチンコ島設備内の温度は、極めて高くなっている。本実施形態では、上述したように、シャントレギュレータ回路 4 1 3 0 d a にシャント式安定化電源回路 P I C 9 0 を採用することにより、パチンコ設備内に熱がこもる環境下であっても、+ 2 . 5 V を安定化させて出力することができるようになっている。これにより、温度による + 2 . 5 V の変動が抑制されることによってポテンショメータ 5 1 2 の可変端子から取り出された電圧、つまり発射強度目標電圧の「ゆらぎ」を抑えることができるため、この「ゆらぎ」分の電圧を含めずに、電圧比較回路 4 1 3 0 d c がスイッチング回路 4 1 3 0 d d に制御信号を出力することができる。つまり、回転ハンドル本体前 5 0 6 の回転位置が同一回転位置であるときには、遊技球を遊技領域 1 1 0 0 に向かって打ち出す発射強度に「ムラ」を抑えることができるため、遊技球の「飛びムラ」を抑えることができる。

#### 【0787】

10

20

30

40

50

# [ 10 - 2 . D C / D C コンバータの入出力電流及び出力電圧 ]

次に、D C / D C コンバータ 8 3 1 a の入出力電流及び出力電圧について、図 1 1 2 に示した、T A 点における入力電流、T B 点における出力電流及び出力電圧について、図 1 1 4 を参照して説明する。T A 点は、D C / D C コンバータ 8 3 1 a の入力電流  $I_{in}$  を参照するための点であり、T B 点は、D C / D C コンバータ 8 3 1 a の出力電流  $I_{out}$  及び出力電圧  $V_{out}$  を参照するための点である。なお、この出力電圧  $V_{out}$  は、グラウンドとの電位差である。

## 【 0 7 8 8 】

まず T B 点の出力電圧  $V_{out}$  と出力電流  $I_{out}$  との関係は、図 1 1 4 ( a ) に示すように、出力電圧  $V_{out}$  が + 3 5 V から減少につれて出力電流  $I_{out}$  が増大する関係となっている。具体的には、出力電圧  $V_{out}$  が + 3 5 V から + 3 0 V までの区間 A では、出力電流  $I_{out}$  が約 3 6 0 m A と一定であり、出力電圧  $V_{out}$  が + 3 0 V から + 2 0 V までの区間 B では、出力電圧  $V_{out}$  が減少するにつれて出力電流  $I_{out}$  が 3 6 0 m A から 4 0 0 m A まで約 4 0 m A 増加し、出力電圧  $V_{out}$  が + 2 0 V から + 1 0 V までの区間 C では、出力電圧  $V_{out}$  が減少するにつれて出力電流  $I_{out}$  が 4 0 0 m A から 6 6 0 m A まで約 2 6 0 m A 増加し、出力電圧  $V_{out}$  が + 1 0 V から + 5 V までの区間 D では、出力電圧  $V_{out}$  が減少するにつれて出力電流  $I_{out}$  が 6 6 0 m A から 1 0 1 0 m A まで約 3 5 0 m A 増加している。なお、+ 5 V からゼロ V 近傍では、出力電流  $I_{out}$  はほぼ 1 0 1 0 m A となっている。

## 【 0 7 8 9 】

T A 点の入力電流  $I_{in}$  と T B 点の出力電流  $I_{out}$  との関係は、図 1 1 4 ( b ) に示すように、出力電圧  $V_{out}$  が + 3 5 V から減少につれて、入力電流  $I_{in}$  が減少するとともに出力電流  $I_{out}$  が増大する関係となっている。具体的には、出力電圧  $V_{out}$  が + 3 5 V から + 3 0 V までの区間 A では、出力電流  $I_{out}$  が約 3 6 0 m A と一定であるのに対して、入力電流  $I_{in}$  が 4 0 0 m A から 3 2 0 m A まで約 8 0 m A 減少している。この区間 A では、回転ハンドル本体前 5 0 6 の回転位置と対応する電流が発射ソレノイド 6 5 4 に流れて出力電流  $I_{out}$  と比べて入力電流  $I_{in}$  が大きいときには遊技領域 1 1 0 0 に向かって打ち出された遊技球が未だ遊技領域 1 1 0 0 に達することが困難な発射強度となっている一方、回転ハンドル本体前 5 0 6 の回転位置と対応する電流が発射ソレノイド 6 5 4 に流れて出力電流  $I_{out}$  と比べて入力電流  $I_{in}$  が小さくなりだすときには遊技領域 1 1 0 0 に向かって打ち出された遊技球が遊技領域 1 1 0 0 に達する発射強度となっている。出力電圧  $V_{out}$  が + 3 0 V から + 2 0 V までの区間 B では、出力電流  $I_{out}$  が 3 6 0 m A から 4 0 0 m A まで約 4 0 m A 増加するのに対して、入力電流  $I_{in}$  が 3 2 0 m A から 2 6 0 m A まで約 6 0 m A 減少しており、出力電流  $I_{out}$  と比べて入力電流  $I_{in}$  が完全に小さくなっている。出力電圧  $V_{out}$  が + 2 0 V から + 1 0 V までの区間 C では、出力電流  $I_{out}$  が 4 0 0 m A から 6 6 0 m A まで約 2 6 0 m A 増加するのに対して、入力電流  $I_{in}$  が 2 6 0 m A から 2 1 0 m A まで約 5 0 m A 減少しており、区間 B と同様に、出力電流  $I_{out}$  と比べて入力電流  $I_{in}$  が完全に小さくなっている。出力電圧  $V_{out}$  が + 1 0 V から + 5 V までの区間 D では、出力電流  $I_{out}$  が 6 6 0 m A から 1 0 1 0 m A まで約 3 5 0 m A 増加するのに対して、入力電流  $I_{in}$  が 2 1 0 m A から 1 7 5 m A まで約 3 5 m A 減少しており、区間 B、及び区間 C と同様に、出力電流  $I_{out}$  と比べて入力電流  $I_{in}$  が完全に小さくなっている。

## 【 0 7 9 0 】

なお、D C / D C コンバータ 8 3 1 a の出力電流  $I_{out}$  の値が 3 6 0 m A であるときには、この 3 6 0 m A と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流が最小電流、つまり遊技者が回転ハンドル本体前 5 0 6 に触れて、回転ハンドル本体前 5 0 6 を回動していない原回転位置であるときに発射ソレノイド 6 5 4 に流れる電流であるのに対して、D C / D C コンバータ 8 3 1 a の出力電流  $I_{out}$  の値が 1 0 1 0 m A であるときには、この 1 0 1 0 m A と、電解コンデンサ S C 0 の放電による電流と、が併合された併合電流が最大電流、つまり遊技者が回転ハンドル本体前 5 0 6 に触れて、回転

ハンドル本体前 5 0 6 を右回りに回動して限界回転位置であるときに発射ソレノイド 6 5 4 に流れる電流である。このように、DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  は、最小出力電流の値が 3 6 0 m A となり、最大出力電流の値が 1 0 1 0 m A となる。DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  の値が 1 0 0 0 m A を超える場合には、発射ソレノイド 6 5 4 の発射強度は、すでに、外レール 1 1 1 1 に沿って遊技領域 1 1 0 0 に飛び出した遊技球が衝止部 1 1 1 4 に衝突して内周レール 1 1 1 3 に沿って下流に向かって転動し、各種入賞口に入球することなく、アウト口 1 1 5 1 で回収される程度にまで強くなっている。このため、遊技者が回転ハンドル本体前 5 0 6 を右回りに回動して遊技を行っているときにおける DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  の値が取りうる範囲としては、3 6 0 m A より大きく 1 0 0 0 m A より小さく ( 3 6 0 m A < 出力電流  $I_{out}$  の値 < 1 0 0 0 m A )、ミリアンペアオーダーの電流となっている。

10

#### 【 0 7 9 1 】

[ 1 0 - 3 . DC / DC コンバータの入出力電流及び出力電圧と発射タイミング回路からの発射基準パルスとの関係 ]

次に、回転ハンドル本体前 5 0 6 の一定回転位置において、図 1 1 2 に示した、TB 点における DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  及び出力電圧  $V_{out}$  と、発射タイミング回路 4 1 3 0 c からの発射基準パルス  $T_0$  と、について、図 1 1 5 を参照して説明する。TB 点は、上述したように、DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  及び出力電圧  $V_{out}$  ( グランドとの電位差 ) を参照するための点であり、TC 点は、発射タイミング回路 4 1 3 0 c からの発射基準パルス  $T_0$  を参照するための点である。

20

#### 【 0 7 9 2 】

発射タイミング回路 4 1 3 0 c からの発射基準パルス  $T_0$  は、上述したように、発射ソレノイド 6 5 4 による遊技球の打ち出しを許可するときにおいて、1 分当たり、つまり 6 0 0 0 0 m s 当たり 1 0 0 個の遊技球が遊技領域 1 1 0 0 に向かって打ち出されるように設定されているため、図 1 1 5 ( a ) に示すように、そのパルス幅が 3 0 m s 、その周期  $T$  が 6 0 0 m s となる。

#### 【 0 7 9 3 】

ここで、遊技者が回転ハンドル本体前 5 0 6 に触れて、回転ハンドル本体前 5 0 6 を回動して限界回転位置であるときと、回動していない原回転位置であるときと、における DC / DC コンバータ 8 3 1 a の出力電圧  $V_{out}$  の波形について説明する。

30

#### 【 0 7 9 4 】

回転ハンドル本体前 5 0 6 が限界回転位置にあるときには、発射タイミング回路 4 1 3 0 c からの発射基準パルス  $T_0$  が発射ソレノイド駆動回路 4 1 3 0 d のスイッチング回路 4 1 3 0 d d に入力されると、図 1 1 5 ( b ) , ( c ) に示すように、DC / DC コンバータ 8 3 1 a からの電流と、電解コンデンサ  $SC_0$  に充電された電荷の放電による電流と、が併合された併合電流が上述した最大電流となって発射ソレノイド 6 5 4 に流れ始める ( タイミング  $t_0$  )。この最大電流が発射ソレノイド 6 5 4 に流れているときには、図 1 1 5 に示した DC / DC コンバータ 8 3 1 a の特性に従って、DC / DC コンバータ 8 3 1 a の電圧 ( 電解コンデンサ  $SC_0$  の電圧 ) が + 5 V まで下がり、DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  の値が上述した最大出力電流である 1 0 1 0 m A となる。そして、発射基準パルス  $T_0$  の入力後、3 0 m s 経過してその入力が停止されると、電解コンデンサ  $SC_0$  の出力電圧がゼロ V 近傍に達するまで放電が進んでいる ( タイミング  $t_1$  )。発射ソレノイド 6 5 4 への最大電流が遮断されることにより、DC / DC コンバータ 8 3 1 a の出力電圧  $V_{out}$  が徐々に + 3 5 V まで回復する。これにともない、DC / DC コンバータ 8 3 1 a の特性に従って電解コンデンサ  $SC_0$  の充電が開始される。具体的には、DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  は、図 1 1 4 に示したように、出力電圧  $V_{out}$  が小さくなるのに対して、出力電流  $I_{out}$  が大きくなるという特性がある。最大電流が遮断された直後では DC / DC コンバータ 8 3 1 a の出力電圧  $V_{out}$  、つまり電解コンデンサ  $SC_0$  の出力電圧は、ゼロ V 近傍となっており、電解コンデンサ  $SC_0$  は、DC / DC コンバータ 8 3 1 a の出力電流  $I_{out}$  である 1 0 1 0 m A という

40

50

電流によって充電を開始し、そしてDC/DCコンバータ831aの出力電圧 $V_{out}$ が+35V近傍まで回復してくると、360mAという電流によって充電を継続し、その後、充電を完了することとなる。この充電は、次の発射基準パルスT0が入力されるまでの間にすでに完了するようになっている(タイミングt2)。つまり、今回の発射基準パルスT0が入力されて30ms経過して次の発射基準パルスT0が入力されるまでの570msの期間内に充電を完了するようになっている。

#### 【0795】

これに対して、回転ハンドル本体前506が原回転位置にあるときには、発射タイミング回路4130cからの発射基準パルスT0が発射ソレノイド駆動回路4130dのスイッチング回路4130ddに入力されると、図115(b)、(d)に示すように、DC/DCコンバータ831aからの電流と、電解コンデンサSC0に充電された電荷の放電による電流と、が併合された併合電流が上述した最小電流となって発射ソレノイド654に流れ始める(タイミングt0)。この最小電流が発射ソレノイド654に流れているときには、図115に示したDC/DCコンバータ831aの特性に従って、DC/DCコンバータ831aの電圧(電解コンデンサSC0の電圧)が若干下がるものの、図114に示した区間Aに属し、DC/DCコンバータ831aの出力電流 $I_{out}$ の値が上述した最小出力電流である360mAとなる。そして、発射基準パルスT0の入力後、30ms経過してその入力が停止されると、電解コンデンサSC0の放電が少し進んでいる(タイミングt1)。発射ソレノイド654への最小電流が遮断されることにより、DC/DCコンバータ831aの出力電圧 $V_{out}$ が徐々に+35Vまで回復する。これにともない、DC/DCコンバータ831aの特性に従って電解コンデンサSC0の充電が開始される。具体的には、DC/DCコンバータ831aの出力電流 $I_{out}$ は、上述したように、出力電圧 $V_{out}$ が小さくなるのに対して、出力電流 $I_{out}$ が大きくなるという特性がある。最小電流が遮断された直後ではDC/DCコンバータ831aの出力電圧 $V_{out}$ 、つまり電解コンデンサSC0の出力電圧は、若干下がるものの、区間Aに属しており、電解コンデンサSC0は、DC/DCコンバータ831aの出力電流 $I_{out}$ である360mAという電流によって充電を開始し、その後、充電を完了することとなる。この充電は、次の発射基準パルスT0が入力されるまでの間にすでに完了するようになっている(タイミングt2)。つまり、今回の発射基準パルスT0が入力されて30ms経過して次の発射基準パルスT0が入力されるまでの570msの期間内に充電を完了するようになっている。

#### 【0796】

このように、発射ソレノイド654に最大電流、最小電流が流れても、DC/DCコンバータ831aの特性によって、今回の発射基準パルスT0が入力されて30msという放電時間内において電解コンデンサSC0が放電した電荷を、次の発射基準パルスT0が入力されるまでの残りの570msという充電時間内に充電を完了させることができる。

#### 【0797】

ここで、発射基準パルスT0が入力されて30ms経過するまでの期間内に電解コンデンサSC0が存在しない状態でDC/DCコンバータ831aが単独で発射ソレノイド654に電流を流す制御方式を採用する場合について考えてみると、この制御方式では、DC/DCコンバータ831aが単独で発射ソレノイド654に流す電流が2A~3.5A程度となるため、この電流が電源基板851から供給されることとなる。発射ソレノイド654を駆動するときには、瞬間的に2A~3.5Aより大きい大電流が流れる。そうすると、30msという発射基準パルスT0が600msという周期Tで発生するごとに、電源基板への負荷もこの周期Tごとに増えることとなる。つまり、電源基板は、発射ソレノイド654が駆動される際に流れる瞬間的な大電流に加えて電子部品や、装飾に用いる電飾等にも所定電流を供給しているため、これらの総電力が電力供給上限値を超えると、安全のため電力供給を遮断することとなる。そこで、本実施形態では、発射基準パルスT0が入力されてからそのパルス幅である30msという期間において、電解コンデンサSC0が存在しない状態でDC/DCコンバータ831aが単独で発射ソレノイド654を

駆動した場合に電源基板 8 5 1 の + 3 7 V という直流電源から D C / D C コンバータ 8 3 1 a に供給されるアンペアオーダーの電流を、発射基準パルス T 0 が入力されて次の発射基準パルス T 0 が入力されるまでの 6 0 0 m s という期間に引き延ばして、D C / D C コンバータ 8 3 1 a と電解コンデンサ S C 0 とによる併合電流で発射ソレノイド 6 5 4 を駆動した場合に電源基板 8 5 1 の + 3 7 V という直流電源から D C / D C コンバータ 8 3 1 a に供給されるミリアンペアオーダーの「第 1 の電流」と、電解コンデンサ S C 0 が D C / D C コンバータ 8 3 1 a からの電力を充電した場合に電源基板 8 5 1 の + 3 7 V という直流電源から D C / D C コンバータ 8 3 1 a に供給されるミリアンペアオーダーの「第 2 の電流」と、に分散することができる。これにより、電解コンデンサ S C 0 が存在しない状態で発射基準パルス T 0 が入力されてからそのパルス幅である 3 0 m s という期間に電源基板 8 5 1 の + 3 7 V という直流電源から D C / D C コンバータ 8 3 1 a に供給されるアンペアオーダーの電流を、電解コンデンサ S C 0 が存在する状態で発射基準パルス T 0 が入力されて次の発射基準パルス T 0 が入力されるまでの 6 0 0 m s という期間に電源基板 8 5 1 の + 3 7 V という直流電源から D C / D C コンバータ 8 3 1 a に供給されるミリアンペアオーダーの「第 1 の電流」と「第 2 の電流」とにより平均化することができる。したがって、発射ソレノイド 6 5 4 の駆動による瞬間的な大電流を供給するための負荷が電源基板 8 5 1 にかからなくすることができる。また、電源基板 8 5 1 の過負荷時の安全装置の作動条件の設計に時間を費やすことも解消することができる。

10

#### 【 0 7 9 8 】

[ 1 0 - 4 . 発射タイミング回路からの発射基準パルスと球送基準パルスとの関係 ]

20

次に、発射タイミング回路 4 1 3 0 c からの発射基準パルス T 0 と、球送基準パルス T 1 と、について、図 1 1 5 を参照して説明する。T C 点は、上述したように、発射タイミング回路 4 1 3 0 c からの発射基準パルス T 0 を参照するための点であり、図 1 1 2 に示した T D 点は、発射タイミング回路 4 1 3 0 c からの球送基準パルス T 1 を参照するための点である。

#### 【 0 7 9 9 】

球送基準パルス T 1 は、発射基準パルス T 0 である 3 0 m s の 5 倍である 1 5 0 m s ( = T 0 ( 3 0 m s ) × 5 ) が設定されている。発射基準パルス T 0 が発射ソレノイド駆動回路 4 1 3 0 d のスイッチング回路 4 1 3 0 d d に入力されると、図 1 1 5 ( a ) , ( e ) に示すように、球送基準パルス T 1 が発射ソレノイド駆動回路 4 1 3 0 d の球送ソレノイド駆動回路 4 1 3 0 e に入力され ( タイミング t 0 、 1 5 0 m s 経過すると、その入力 が停止されるようになっていく ( タイミング t 3 ) ) 。これにより、球送ソレノイド 5 8 5 を駆動して球送ソレノイド 5 8 5 による球送制御を行うことにより、次の発射基準パルス T 0 が入力されるまでの間に、次に打ち出される遊技球のセットを完了することができ、発射基準パルス T 0 が入力されるごとに、遊技球を遊技領域 1 1 0 0 に向かって連続して打ち出すことができる。

30

#### 【 0 8 0 0 】

[ 1 1 . 枠装飾駆動アンプ基板の回路 ]

次に、図 1 0 0 に示した枠装飾駆動アンプ基板 1 9 4 の回路等について、図 1 1 6 を参照して簡単に説明する。図 1 1 6 は枠装飾駆動アンプ基板の回路を示す概略回路図である。

40

#### 【 0 8 0 1 】

枠装飾駆動アンプ基板 1 9 4 は、図 1 0 3 ( b ) に示した + 9 V 作成回路 1 9 4 a のほかに、図 1 1 6 に示すように、全波整流回路 1 9 4 b 、切替回路 1 9 4 c 、 L E D 階調駆動制御部 1 9 4 d 、及び抵抗 W A R 0 等を備えて構成されている。図 1 1 6 に示した操作ユニット 4 0 0 の圧電素子 4 2 5 に生ずる起電力は、上述したように、ボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が操作されて下方へ移動することにより押圧検出片 4 0 6 c が圧電素子 4 2 5 をたわませて、ボタン本体 4 0 6 ( 押圧操作部 4 0 5 ) が操作されなくなると、上方へ向かって押し上げられることにより押圧検出片 4 0 6 c による圧電素子 4 2 5 のたわみが解消されて元に戻るという振動が負荷されることにより起電力を得るが、その電

50



力は交流であるため、低損失ブリッジダイオードで構成される全波整流回路 194b により全波整流されている。

#### 【0802】

切替回路 194c は、リレー駆動制御部 194ca、リレー WARY0、ツェナーダイオード WAZD0 を主として構成されている。リレー駆動制御部 194ca は、リレー WARY0 のコイルに駆動電流を供給してリレー WARY0 を ON / OFF する回路であり、図 100 に示した、周辺制御基板 4140 における周辺制御部 4150 の周辺制御 MPU 4150a からの電力供給許可信号が枠周辺中継端子板 868、そして周辺扉中継端子板 882 を介して、入力されると、+9V 作成回路 194a から供給される +9V をリレー WARY0 に供給することにより、リレー WARY0 のコイルに駆動電流が供給されてリレー WARY0 が ON するようになっている。リレー WARY0 は、切替接点（「C 接点」という。）を 1 つ有している。

10

#### 【0803】

C 接点は、圧電素子 425 が発電した電力が全波整流回路 194b により全波整流されて供給されるようになっており、周辺制御 MPU 4150a からの電力供給許可信号が入力されているときには、リレー駆動制御部 194ca により +9V 作成回路 194a からの +9V が供給されるため、リレー WARY0 のコイルに駆動電流が供給されてリレー WARY0 が ON することにより全波整流回路 194b により全波整流された電力が抵抗 WAR0（この抵抗 WAR0 は、フルカラー LED 432d に対して設けられている。）を介して操作ユニット 400 のフルカラー LED 432d の青色発光端子である B 端子に供給するように回路接続する一方、周辺制御 MPU 4150a からの電力供給許可信号が入力されていないときには、リレー駆動制御部 194ca により +9V 作成回路 194a からの +9V が供給されないため、リレー WARY0 が OFF することにより全波整流回路 194b により全波整流された電力が操作ユニット 400 のフルカラー LED 432d に供給しないように回路接続する。なお、全波整流回路 194b により全波整流された電力が供給される C 接点は、アノード端子がグランドに接地されたツェナーダイオード WAZD0 のカソード端子と電氣的に接続されており、全波整流回路 194b により全波整流された最大電圧を制限することによって、フルカラー LED 432d の破損を防止している。

20

#### 【0804】

LED 階調駆動制御部 194d は、周辺制御基板 4140 における周辺制御部 4150 の周辺制御 MPU 4150a からの各種コマンド（例えば、階調点灯するための扉枠側階調点灯コマンド、点灯点滅させるための扉枠側点灯点滅コマンド）が枠周辺中継端子板 868、そして周辺扉中継端子板 882 を介して、入力されると、この各種コマンドに基づいて、+9V 作成回路 194a から供給される +9V を駆動電圧として、フルカラー LED 432d の赤色発光端子である R 端子や緑色発光端子である G 端子を駆動して、赤色や緑色の単色又は赤色と緑色との中間色に、階調点灯させたり、点灯させたり、そして点滅させたりする一方、白色のカラー LED 430b を駆動して、階調点灯させたり、点灯させたり、そして点滅させたりする。

30

#### 【0805】

なお、枠装飾駆動アンプ基板 194 は、+9V 作成回路 194a が作成する +9V を操作ユニット 400 の検出スイッチ 432a ~ 432c に供給する一方、これらの検出スイッチ 432a ~ 432c からの検出信号が入力されている。また、枠装飾駆動アンプ基板 194 のグランドと、操作ユニット 400 の各種基板のグランドと、が電氣的に接続されて同一のグランドとなっている。

40

#### 【0806】

[ 12 . 主制御基板の送受信に関する各種コマンド ]

次に、主制御基板 4100 から払出制御基板 4110 へ送信される各種コマンドと、主制御基板 4100 から周辺制御基板 4140 へ送信される各種コマンドについて、図 117 ~ 図 120 を参照して説明する。図 117 は主制御基板から払出制御基板へ送信される

50

各種コマンドの一例を示すテーブルであり、図 1 1 8 は主制御基板から周辺制御基板へ送信される各種コマンドの一例を示すテーブルであり、図 1 1 9 は図 1 1 8 の主制御基板から周辺制御基板へ送信される各種コマンドのつづきを示すテーブルであり、図 1 2 0 は主制御基板が受信する払出制御基板からの各種コマンドの一例を示すテーブルである。まず、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 へ送信される払い出しに関するコマンドである賞球コマンドについて説明し、続いて主制御基板 4 1 0 0 から周辺制御基板 4 1 4 0 へ送信される各種コマンドについて説明し、主制御基板 4 1 0 0 が受信する払出制御基板 4 1 1 0 からの各種コマンドについて説明する。

#### 【 0 8 0 7 】

[ 1 2 - 1 . 主制御基板から払出制御基板へ送信される各種コマンド ]

主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、図 9 7 に示した、一般入賞口スイッチ 3 0 2 0 , 3 0 2 0 、上始動口スイッチ 3 0 2 2 、下始動口スイッチ 2 1 0 9 、及びカウンタスイッチ 2 1 1 0 等の各種入賞スイッチからの検出信号が入力されると、これらの検出信号に基づいて、予め定めた球数の遊技球を賞球として払い出すための賞球コマンドを払出制御基板へ送信する。この賞球コマンドは、1 バイト ( 8 ビット ) の記憶容量を有するコマンドである。本実施形態では、パチンコ遊技機 1 と C R ユニット 6 ( パチンコ遊技機 1 と通信して、パチンコ遊技機 1 ( 賞球装置 7 4 0 ) の払出モータ 7 4 4 を駆動して貯留皿である、上皿 3 0 1 や下皿 3 0 2 に貸球として遊技球を払い出す装置 ) とが電氣的に接続されている場合には ( このようなパチンコ遊技機を「 C R 機」という。 ) 、図 1 1 7 ( a ) に示すように、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 に送信する賞球コマンドには、コマンド 1 0 H ~ コマンド 1 E H ( 「 H 」は 1 6 進数を表す。 ) が用意されており、コマンド 1 0 H では賞球 1 個が指定され、コマンド 1 1 H では賞球 2 個が指定され、・・・、コマンド 1 E H では賞球 1 5 個が指定されている。この指定された賞球数だけ、払出制御基板 4 1 1 0 は、払出モータ 7 4 4 を駆動して遊技球を払い出す制御を行う。

#### 【 0 8 0 8 】

また、パチンコ遊技機 1 と球貸し機 ( 遊技球を貯留皿である、上皿 3 0 1 や下皿 3 0 2 に貸球として直接払い出す装置 ) とが遊技場 ( ホール ) に隣接して設置され、パチンコ遊技機 1 と球貸し機が電氣的に接続されている場合には ( このようなパチンコ遊技機を「一般機」という。 ) 、図 1 1 7 ( b ) に示すように、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 に送信する賞球コマンドには、コマンド 2 0 H ~ コマンド 2 E H が用意されており、コマンド 2 0 H では賞球 1 個が指定され、コマンド 2 1 H では賞球 2 個が指定され、・・・、コマンド 2 E H では賞球 1 5 個が指定されている。この指定された賞球数だけ、払出制御基板 4 1 1 0 は、払出モータ 7 4 4 を駆動して遊技球を払い出す制御を行う。

#### 【 0 8 0 9 】

なお、C R 機及び一般機の共通のコマンドとして、図 1 1 7 ( c ) に示すように、コマンド 3 0 H が用意されており、このコマンド 3 0 H ではセルフチェックが指定されている。送信側は、コマンド送信後、所定期間、受信側からコマンドの受け取り確認として出力する A C K 信号が入力されない場合に、コマンド 3 0 H を送信して、A C K 信号が入力されるか否かをチェックすることで接続状態を確認する。本実施形態における C R 機の場合では、払出制御基板 4 1 1 0 が C R ユニット 6 との接続状態を確認する。

#### 【 0 8 1 0 】

[ 1 2 - 2 . 主制御基板から周辺制御基板へ送信される各種コマンド ]

次に、主制御基板 4 1 0 0 から周辺制御基板 4 1 4 0 へ送信される各種コマンドについて説明する。主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、遊技の進行に基づいて周辺制御基板 4 1 4 0 に各種コマンドを送信する。これらの各種コマンドは、2 バイト ( 1 6 ビット ) の記憶容量を有するコマンドであり、図 1 1 8 及び図 1 1 9 に示すように、1 バイト ( 8 ビット ) の記憶容量を有するコマンドの種類を示すステータスと、1 バイト ( 8 ビット ) の記憶容量を有する演出のパリエーションを示すモードと、から構成されている。

10

20

30

40

50

## 【 0 8 1 1 】

各種コマンドは、図 1 1 8 及び図 1 1 9 に示すように、特図 1 同調演出関連、特図 2 同調演出関連、大当り関連、電源投入、普図同調演出関連、普通電役演出関連、報知表示、状態表示、及びその他に区分されている。

## 【 0 8 1 2 】

## [ 1 2 - 2 - 1 . 特図 1 同調演出関連 ]

特図 1 同調演出関連は、図 9 7 に示した上始動口スイッチ 3 0 2 2 からの検出信号に基づくものであり、その区分には、図 1 1 8 に示すように、図 9 7 に示した機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 に関する、特図 1 同調演出開始、特別図柄 1 指定、特図 1 同調演出終了、及び変動時状態指定という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「A \* H」、モードとして「\* \* H」（「H」は 1 6 進数を表す。）が割り振られている（「\*」は、特定の 1 6 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

10

## 【 0 8 1 3 】

特図 1 同調演出開始コマンドは、モードで指定された演出パターンで特図同調演出開始を指示するものであり、特別図柄 1 指定コマンドは、はずれ、特定大当り、非特定大当りを指定するものであり、特図 1 同調演出終了コマンドは、特図 1 同調演出終了を指示するものであり、変動時状態指定コマンドは、確率及び時短状態を指示するものである。

## 【 0 8 1 4 】

これらの各種コマンドの送信タイミングとして、特図 1 同調演出開始コマンドは、特別図柄 1 変動開始時に送信され、特別図柄 1 指定コマンドは、特図 1 同調演出開始の直後に送信され、特図 1 同調演出終了コマンドは、特別図柄 1 変動時間経過時（特別図柄 1 確定時）に送信され、変動時状態指定コマンドは、特図当落情報指定の直後に送信される。なお、これらの各種コマンドは、実際には後述する主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

20

## 【 0 8 1 5 】

## [ 1 2 - 2 - 2 . 特図 2 同調演出関連 ]

特図 2 同調演出関連は、図 9 7 に示した下始動口スイッチ 2 1 0 9 からの検出信号に基づくものであり、その区分には、図 1 1 8 に示すように、図 9 7 に示した機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 に関する、特図 2 同調演出開始、特別図柄 2 指定、及び特図 2 同調演出終了という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「B \* H」、モードとして「\* \* H」（「H」は 1 6 進数を表す。）が割り振られている（「\*」は、特定の 1 6 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

30

## 【 0 8 1 6 】

特図 2 同調演出開始コマンドは、モードで指定された演出パターンで特図同調演出開始を指示するものであり、特別図柄 2 指定コマンドは、はずれ、特定大当り、非特定大当りを指定するものであり、特図 2 同調演出終了は、特図 2 同調演出終了を指示するものである。

## 【 0 8 1 7 】

これらの各種コマンドの送信タイミングとして、特図 2 同調演出開始コマンドは、特別図柄 2 変動開始時に送信され、特別図柄 2 指定コマンドは、特図 2 同調演出開始の直後に送信され、特図 2 同調演出終了コマンドは、特別図柄 2 変動時間経過時（特別図柄 2 確定時）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

40

## 【 0 8 1 8 】

## [ 1 2 - 2 - 3 . 大当り関連 ]

大当り関連という区分には、図 1 1 8 に示すように、大当りオープニング、大入賞口 1 開放 N 回目表示、大入賞口 1 閉鎖表示、大入賞口 1 カウント表示、大当りエンディング、大当り図柄表示、小当りオープニング、小当り開放表示、小当りカウント表示、及び小当

50

リエンディングという名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「C \* H」、モードとして「\* \* H」（「H」は16進数を表す。）が割り振られている（「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

#### 【0819】

大当りオープニングコマンドは、大当りオープニング開始を指示するものであり、大入賞口1開放N回目表示コマンドは、1～16ラウンド目の大入賞口1開放中開始（図95に示した、アタッカユニット2100の大入賞口2103のN回目のラウンドの開放中又は開放開始）を指示するものであり、大入賞口1閉鎖表示コマンドは、ラウンド間の大入賞口1閉鎖中開始（アタッカユニット2100の大入賞口2103のラウンド間の閉鎖中又は閉鎖開始）を指示するものであり、大入賞口1カウント表示コマンドは、カウント0～10個をカウントした旨（図97に示したカウントスイッチ2110によって検出された、大入賞口2103に入球した遊技球の球数）を伝えるものであり、大当リエンディングコマンドは、大当リエンディング開始を指示するものであり、大当り図柄表示コマンドは、大当り図柄情報表示を指示するものである。

#### 【0820】

また、小当りオープニングコマンドは、小当りオープニング開始を指示するものであり、小当り開放表示コマンドは、小当り開放中開始（小当り時における、アタッカユニット2100の大入賞口2103の開放中又は開放開始）を指示するものであり、小当りカウント表示コマンドは、小当り中大入賞口入賞演出（小当り中における、大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された場合における演出）を指示するものであり、小当リエンディングコマンドは、小当リエンディング開始を指示するものである。

#### 【0821】

これらの各種コマンドの送信タイミングとして、大当りオープニングコマンドは、大当りオープニング開始時に送信され、大入賞口1開放N回目表示コマンドは、1～16ラウンド目の大入賞口1開放時（アタッカユニット2100の大入賞口2103のN回目のラウンドの開放時）に送信され、大入賞口1閉鎖表示コマンドは、大入賞口1閉鎖時（アタッカユニット2100の大入賞口2103の閉鎖開始）に送信され、大入賞口1カウント表示コマンドは、大入賞口1開放時及び大入賞口1へのカウント変化時（アタッカユニット2100の大入賞口2103の開放時、及び大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された時）に送信され、大当リエンディングコマンドは、大当リエンディング開始時に送信され、大当り図柄表示コマンドは、大入賞口開放時（アタッカユニット2100の大入賞口2103の開放時）に送信される。

#### 【0822】

また、小当りオープニングコマンドは、小当りオープニング開始時に送信され、小当り開放表示コマンドは、小当り開放時（小当り時における、アタッカユニット2100の大入賞口2103の開放時）に送信され、小当りカウント表示コマンドは、小当り中大入賞口入賞時（小当り中における、大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された時）に送信され、小当リエンディングコマンドは、小当リエンディング開始時に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

#### 【0823】

#### [12-2-4. 電源投入]

電源投入という区分には、図118に示すように、電源投入という名称の各種コマンドから構成されている。この電源投入コマンドには、ステータスとして「D \* H」、モードとして「\* \* H」（「H」は16進数を表す。）が割り振られている（「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

#### 【0824】

電源投入コマンドは、R A Mクリア演出開始及びそれぞれの状態演出開始を指示するものである（例えば、図 9 7 に示した R A Mクリアスイッチ 4 1 0 0 e が操作された時における演出の開始を指示したりするものである）。

【 0 8 2 5 】

電源投入コマンドの送信タイミングとして、主制御基板電源投入時 R A Mクリア及び R A Mクリア以外の時に送信される。具体的には、パチンコ遊技機 1 の電源投入時、停電又は瞬停から復帰するときであって、R A Mクリアスイッチ 4 1 0 0 e が操作されたときに、後述する主制御側電源投入時処理が実行されて主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で電源投入コマンドが送信される。

【 0 8 2 6 】

[ 1 2 - 2 - 5 . 普図同調演出関連 ]

普図同調演出関連は、図 9 7 に示したゲートスイッチ 2 3 5 2 からの検出信号に基づくものであり、その区分には、図 1 1 8 に示すように、図 9 7 に示した機能表示基板 1 1 9 1 の普通図柄表示器 1 1 8 9 に関する、普図同調演出開始、普図柄指定、普図同調演出終了、及び変動時状態指定という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「 E \* H」、モードとして「 \* \* H」（「 H」は 1 6 進数を表す。）が割り振られている（「 \*」は、特定の 1 6 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【 0 8 2 7 】

普図同調演出開始コマンドは、モードで指定された演出パターンで普図同調演出開始を指示するものであり、普図柄指定コマンドは、はずれ、特定大当り、非特定大当りを指定するものであり、普図同調演出終了コマンドは、普図同調演出終了を指示するものであり、変動時状態指定コマンドは、確率及び時短状態を指示するものである。

【 0 8 2 8 】

これらの各種コマンドの送信タイミングとして、普図同調演出開始コマンドは、普通図柄 1 変動開始時に送信され、普図柄指定コマンドは、普図同調演出開始の直後に送信され、普図同調演出終了コマンドは、普通図柄変動時間経過時（普通図柄確定時）に送信され、変動時状態指定コマンドは、普図当落情報指定の直後に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

【 0 8 2 9 】

[ 1 2 - 2 - 6 . 普通電役演出関連 ]

普通電役演出関連は、図 9 7 に示した始動口ソレノイド 2 1 0 5 の駆動により開閉される図 9 5 に示した一对の可動片 2 1 0 6 に関するものであり、その区分には、図 1 1 8 に示すように、普図当りオープニング、普電開放表示、及び普図当りエンディングという名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「 F \* H」、モードとして「 \* \* H」（「 H」は 1 6 進数を表す。）が割り振られている（「 \*」は、特定の 1 6 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【 0 8 3 0 】

普図当りオープニングコマンドは、普図当りオープニング開始を指示するものであり、普電開放表示コマンドは、普電開放中開始（一对の可動片 2 1 0 6 が始動口ソレノイド 2 1 0 5 の駆動により左右方向へ拡開した状態、又は拡開する時）を指示するものであり、普図当りエンディングコマンドは、普図当りエンディング開始を指示するものである。

【 0 8 3 1 】

これらの各種コマンドの送信タイミングとして、普図当りオープニングコマンドは、普図当りオープニング開始時に送信され、普電開放表示コマンドは、普電開放時（一对の可動片 2 1 0 6 が始動口ソレノイド 2 1 0 5 の駆動により左右方向へ拡開する時）に送信され、普図当りエンディングコマンドは、普図当りエンディング開始時に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9

10

20

30

40

50

2の周辺制御基板コマンド送信処理で送信される。

【0832】

[12-2-7. 報知表示]

報知表示の区分には、図119に示すように、入賞異常表示、接続異常表示、断線・短絡異常表示、磁気検出スイッチ異常表示、扉開放、及び扉閉鎖という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「6\*H」、モードとして「\*\*H」（「H」は16進数を表す。）が割り振られている（「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

【0833】

入賞異常表示コマンドは、大当たり中（条件装置作動中）以外に大入賞口に入賞した時（大当たり中でもないのに、アタッカユニット2100の大入賞口2103に遊技球が入球してその遊技球をカウントスイッチ2110が検出した時）に入賞異常報知の開始を指示するものであり、接続異常表示コマンドは、例えば、主制御基板4100と払出制御基板4110との基板間に亘る経路において電氣的な接続異常がある場合に接続異常報知の開始を指示するものであり、断線・短絡異常表示コマンドは、例えば、主制御基板4100と、上始動口スイッチ3022、下始動口スイッチ2109、カウントスイッチ2110等との電氣的な接続の断線・短絡が生じた場合に断線・短絡異常表示の開始を指示するものであり、磁気検出スイッチ異常表示コマンドは、図97に示した磁気検出スイッチ3024に異常が生じた場合に磁気検出スイッチ異常報知の開始を指示するものである。

【0834】

また、扉開放コマンドは、図98に示した、払出制御基板4110を介して入力される扉枠開放スイッチ618及び本体枠開放スイッチ619からの検出信号（開放信号）に基づいて、本体枠3が外枠2に対して開放された状態である場合や、扉枠5が本体枠3に対して開放された状態である場合に、扉開放報知を指示するものであり、扉閉鎖コマンドは、その扉枠開放スイッチ618及び本体枠開放スイッチ619からの検出信号に基づいて、本体枠3が外枠2に対して閉鎖された状態であるとともに、扉枠5が本体枠3に対して閉鎖された状態である場合に扉開放報知終了を指示するものである。

【0835】

これらの各種コマンドの送信タイミングとして、入賞異常表示コマンドは、大当たり中（条件装置作動中）以外に大入賞口に入賞した時に送信され、接続異常表示コマンドは、主制御基板4100から払出制御基板4110へのコマンド送信時に払出制御基板4110からのACK返信（ACK信号）がなかった時に送信され、断線・短絡異常表示コマンドは、上始動口スイッチ3022、下始動口スイッチ2109、カウントスイッチ2110等のうち、いずれが断線または短絡状態となった時に送信され、磁気検出スイッチ異常表示コマンドは、磁気検出スイッチ3024の異常を検知した時に送信され、扉開放コマンドは、扉開放を検知した時（扉枠開放スイッチ618及び本体枠開放スイッチ619からの検出信号に基づいて、本体枠3が外枠2に対して開放された状態である場合や、扉枠5が本体枠3に対して開放された状態である場合）に送信され、扉閉鎖コマンドは、扉閉鎖を検知した時（扉枠開放スイッチ618及び本体枠開放スイッチ619からの検出信号に基づいて、本体枠3が外枠2に対して閉鎖された状態であるとともに、扉枠5が本体枠3に対して閉鎖された状態である場合）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

【0836】

[12-2-8. 状態表示]

状態表示の区分には、図119に示すように、枠状態1、エラー解除ナビ、及び枠状態2という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「7\*H」、モードとして「\*\*H」（「H」は16進数を表す。）が割り振られている（「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によ

10

20

30

40

50

て予め定められたものである)。

#### 【0837】

枠状態1コマンド、エラー解除ナビコマンド、及び枠状態2コマンドは、払出制御基板4110から送信された1バイト(8ビット)の記憶容量を有するコマンドであり、これらの詳細な説明は、後述する。なお、主制御基板4100の主制御MPU4100aは、払出制御基板4110からの枠状態1コマンド、エラー解除ナビコマンド、及び枠状態2コマンドを受信すると、図119に示すように、「7\*H」をステータスとして設定するとともに、その受信したコマンドをそのままモードとして設定する。つまり、主制御MPU4100aは、払出制御基板4110からの枠状態1コマンド、エラー解除ナビコマンド、及び枠状態2コマンドを受信すると、これら受信したコマンドに付加情報である「7\*H」を付加することにより、2バイト(16ビット)の記憶容量を有するコマンドに整形する。

10

#### 【0838】

整形された、枠状態1コマンドは、電源復旧時、枠状態の変化時、及びエラー解除ナビ時に送信され、エラー解除ナビコマンドは、エラー解除ナビ時に送信され、枠状態2コマンドは、電源復旧時、及び枠状態の変化時に送信される。なお、これら整形された、枠状態1コマンド、エラー解除ナビコマンド、及び枠状態2コマンドは、実際には主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

#### 【0839】

20

#### [12-2-9.テスト関連]

テスト関連の区分には、図119に示すように、テストという名称の各種コマンドから構成されている。このテストコマンドには、ステータスとして「8\*H」、モードとして「\*\*H」(「H」は16進数を表す。)が割り振られている(「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである)。

#### 【0840】

テストコマンドは、周辺制御基板4140の各種検査を指示するものである(例えば、図100に示した、周辺制御部4150の音源IC4150c、液晶制御部4160、ランプ駆動基板4170、モータ駆動基板4180、及び枠装飾駆動アンプ基板194等の各種基板の検査を行うものである)。

30

#### 【0841】

テストコマンドの送信タイミングとして、主制御基板電源投入時RAMクリア及びRAMクリア以外の時に送信される。具体的には、パチンコ遊技機1の電源投入時、停電又は瞬停から復帰するときであって、RAMクリアスイッチ4100eが操作されたときに、後述する主制御側電源投入時処理が実行されて主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理でテストコマンドが送信される。

#### 【0842】

#### [12-2-10.その他]

その他の区分には、図119に示すように、始動口入賞、変動短縮作動終了指定、高確率終了指定、特別図柄1記憶、特別図柄2記憶、普通図柄記憶、特別図柄1記憶先読み演出、及び特別図柄2記憶先読み演出という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「9\*H」、モードとして「\*\*H」(「H」は16進数を表す。)が割り振られている(「\*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである)。

40

#### 【0843】

始動口入賞コマンドは、始動口入賞演出開始を指示するものであって、上始動口スイッチ3022からの検出信号に基づいて上始動口2101に遊技球が入球した場合における演出の開始と、下始動口スイッチ2109からの検出信号に基づいて下始動口2102に遊技球が入球した場合における演出の開始と、をそれぞれ指示するものであり、変動短縮

50

作動終了指定コマンドは、変動短縮作動状態から変動短縮非作動状態への状態移行を指示するものであり、高確率終了指定コマンドは、高確率状態から低確率状態への状態移行を指示するものであり、特別図柄 1 記憶コマンドは、特別図柄 1 保留 0 ~ 4 個（図 9 5 に示した上始動口 2 1 0 1 に遊技球が入球して機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に未だ使用されていない球数（保留数））を伝えるものであり、特別図柄 2 記憶コマンドは、特別図柄 2 保留 0 ~ 4 個（図 9 5 に示した下始動口 2 1 0 2 に遊技球が入球して機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に未だ使用されていない球数（保留数））を伝えるものであり、普通図柄記憶コマンドは、普通図柄 1 保留 0 ~ 4 個（図 9 5 に示したゲート部 2 3 5 0 を遊技球が通過して機能表示基板 1 1 9 1 の普通図柄表示器 1 1 8 9 で普通図柄の変動表示に未だ使用されていない球数（保留数））を伝えるものであり、特別図柄 1 記憶先読み演出コマンドは、特別図柄 1 保留が機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に使用される前に、先読みしてその特別図柄 1 保留に基づく上特別図柄表示器 1 1 8 5 による表示結果の予告を報知する先読み演出開始を指示するものであり、特別図柄 2 記憶先読み演出コマンドは、特別図柄 2 保留が機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に使用される前に、先読みしてその特別図柄 2 保留に基づく下特別図柄表示器 1 1 8 6 による表示結果の予告を報知する先読み演出開始を指示するものである。

10

#### 【 0 8 4 4 】

これらの各種コマンドの送信タイミングとして、始動口入賞コマンドは、始動口入賞時（上始動口スイッチ 3 0 2 2 からの検出信号に基づいて上始動口 2 1 0 1 に遊技球が入球した時や、下始動口スイッチ 2 1 0 9 からの検出信号に基づいて下始動口 2 1 0 2 に遊技球が入球した時）に、図 2 1 に示したサイドスピーカ 1 3 0 , 1 3 0、図 2 9 に示した右上部スピーカ 2 2 2、図 3 2 に示した左上部スピーカ 2 6 2 や図 7 8 に示した下部スピーカ 8 2 1 から主に音声でその旨を報知するために送信され、変動短縮作動終了指定コマンドは、規定回数の変動短縮を消化した変動確定後の停止期間終了時（はずれ停止期間経過後）に送信され、高確率終了指定コマンドは、「高確率 N 回」の場合の高確率回数を消化した変動確定後の停止期間終了時（はずれ停止期間経過後）に送信され、特別図柄 1 記憶コマンドは、特別図柄 1 作動保留球数変化時（上始動口 2 1 0 1 に遊技球が入球して機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に未だ使用されていない保留数がある状態において、さらに上始動口 2 1 0 1 に遊技球が入球して保留数が増加した時や、その保留数から上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に使用してその保留数が減少した時）に送信され、特別図柄 2 記憶コマンドは、特別図柄 2 作動保留球数変化時（下始動口 2 1 0 2 に遊技球が入球して機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に未だ使用されていない保留数がある状態において、さらに下始動口 2 1 0 2 に遊技球が入球して保留数が増加した時や、その保留数から下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に使用してその保留数が減少した時）に送信され、普通図柄記憶コマンドは、普通図柄 1 作動保留球数変化時（ゲート部 2 3 5 0 を遊技球が通過して機能表示基板 1 1 9 1 の普通図柄表示器 1 1 8 9 で普通図柄の変動表示に未だ使用されていない保留数がある状態において、さらにゲート部 2 3 5 0 を遊技球が通過して保留数が増加した時や、その保留数から普通図柄表示器 1 1 8 9 で普通図柄の変動表示に使用してその保留数が減少した時）に送信され、特別図柄 1 記憶先読み演出コマンドは、特別図柄 1 作動保留球数増加時（上始動口 2 1 0 1 に遊技球が入球して保留数が増加した時）に送信され、特別図柄 2 記憶先読み演出コマンドは、特別図柄 2 作動保留球数増加時（下始動口 2 1 0 2 に遊技球が入球して保留数が増加した時）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

20

30

40

#### 【 0 8 4 5 】

ところで、始動口入賞コマンドは、上述したように、始動口入賞時（上始動口スイッチ 3 0 2 2 からの検出信号に基づいて上始動口 2 1 0 1 に遊技球が入球した時や、下始動口

50



スイッチ 2 1 0 9 からの検出信号に基づいて下始動口 2 1 0 2 に遊技球が入球した時)に、サイドスピーカ 1 3 0, 1 3 0、右上部スピーカ 2 2 2、左上部スピーカ 2 6 2 や下部スピーカ 8 2 1 から主に音声でその旨を報知するために送信されるが、図 1 0 0 に示した周辺制御基板 4 1 4 0 が始動口入賞コマンドをどのように利用するかについては、パチンコ遊技機の仕様によって異なる場合もある。例えば、本実施形態におけるパチンコ遊技機 1 では、サイドスピーカ 1 3 0, 1 3 0、右上部スピーカ 2 2 2、左上部スピーカ 2 6 2 や下部スピーカ 8 2 1 から音声で報知するほかに、不正行為の有無を監視するためにも利用するという仕様のものである。これに対して、他のパチンコ遊技機では、周辺制御基板 4 1 4 0 が始動口入賞コマンドを単に受信するだけで、サイドスピーカ 1 3 0, 1 3 0、右上部スピーカ 2 2 2、左上部スピーカ 2 6 2 や下部スピーカ 8 2 1 から音声で報知しない仕様のものである。

10

#### 【 0 8 4 6 】

[ 1 2 - 3 . 主制御基板が受信する払出制御基板からの各種コマンド ]

次に、主制御基板 4 1 0 0 が受信する払出制御基板 4 1 1 0 からの各種コマンドについて説明する。

#### 【 0 8 4 7 】

払出制御基板 4 1 1 0 からの各種コマンドの区分には、図 1 2 0 に示すように、枠状態 1、エラー解除ナビ及び枠状態 2 という名称のコマンドから構成されており、枠状態 1、エラー解除ナビ、そして枠状態 2 の順で優先順位が設定されている。

20

#### 【 0 8 4 8 】

枠状態 1 コマンドには、球切れ、満タン、5 0 個以上のストック中、接続異常及び C R 未接続が用意されており、球切れではビット 0 ( B 0 、 「 B 」はビットを表す。 ) に値 1 がセットされ、満タンではビット 1 ( B 1 ) に値 1 がセットされ、5 0 個以上のストック中ではビット 2 ( B 2 ) に値 1 がセットされ、接続異常ではビット 3 ( B 3 ) に値 1 がセットされ、C R 未接続ではビット 4 ( B 4 ) に値 1 がセットされる。枠状態 1 コマンドのビット 5 ( B 5 ) ~ ビット 7 ( B 7 ) には、B 5 に値 1、B 6 に値 0、そして B 7 に値 0 がセットされている。

#### 【 0 8 4 9 】

エラー解除ナビコマンドには、球がみ、計数スイッチエラー及びリトライエラーが用意されており、球がみではビット 2 ( B 2 ) に値 1 がセットされ、計数スイッチエラーではビット 3 ( B 3 ) に値 1 がセットされ、リトライエラーではビット 4 ( B 4 ) に値 1 がセットされる。ここで、「計数スイッチエラー」とは、図 9 8 に示した計数スイッチ 7 5 1 の不具合が生じているか否かを示すものである。「リトライエラー」とは、リトライ動作によるつじつまの合わない遊技球の払い出しが繰り返し行われたことを示すものである。エラー解除ナビコマンドのビット ( B 0 )、ビット ( B 1 )、及びビット 5 ( B 5 ) ~ ビット 7 ( B 7 ) には、B 0 に値 0、B 1 に値 0、B 5 に値 0、B 6 に値 1、そして B 7 に値 0 がセットされている。

30

#### 【 0 8 5 0 】

枠状態 2 コマンドには、球抜き中が用意されており、球抜き中ではビット 0 ( B 0 ) に値 1 がセットされる。枠状態 2 コマンドのビット 1 ( B 1 ) ~ ビット 7 ( B 7 ) には、B 1 に値 0、B 2 に値 0、B 3 に値 0、B 4 に値 0、B 5 に値 1、B 6 に値 1、そして B 7 に値 0 がセットされている。

40

#### 【 0 8 5 1 】

これらの各種コマンドの送信タイミングとして、枠状態 1 コマンドは、電源復旧時、枠状態の変化時、及びエラー解除ナビ時に送信され、エラー解除ナビコマンドは、エラー解除ナビ時に送信され、枠状態 2 コマンドは、電源復旧時、及び枠状態の変化時に送信される。なお、これらの各種コマンドは、実際には後述する払出制御部電源投入時処理の払出制御部メイン処理におけるステップ S 3 6 0 のコマンド送信処理で送信される。

#### 【 0 8 5 2 】

[ 1 3 . 主制御基板の各種制御処理 ]

50

次に、パチンコ遊技機 1 の遊技の進行に応じて、図 9 7 に示した主制御基板 4 1 0 0 が行う各種制御処理について、図 1 2 1 ~ 図 1 2 3 を参照して説明する。図 1 2 1 は主制御側電源投入時処理の一例を示すフローチャートであり、図 1 2 2 は図 1 2 1 の主制御側電源投入時処理のつづきを示すフローチャートであり、図 1 2 3 は主制御側タイマ割り込み処理の一例を示すフローチャートであり、図 1 5 2 は初期値更新型のカウンタの動きを示す説明図（最大値側に寄った範囲）であり、図 1 5 3 は初期値更新型のカウンタの動きを示す説明図（最小値側に寄った範囲）である。まず、遊技制御に用いられる各種乱数について説明し、続いて初期値更新型のカウンタの動き、主制御側電源投入時処理、主制御側タイマ割り込み処理について説明する。

#### 【 0 8 5 3 】

10

##### [ 1 3 - 1 . 各種乱数 ]

遊技制御に用いられる各種乱数として、大当り遊技状態を発生させるか否かの決定に用いるための大当り判定用乱数と、この大当り判定用乱数の初期値の決定に用いるための大当り判定用初期値決定用乱数と、大当り遊技状態を発生させないときにリーチ（リーチはずれ）を発生させるか否かの決定に用いるためのリーチ判定用乱数と、図 9 7 に示した、上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 で変動表示される特別図柄の変動表示パターンの決定に用いるための変動表示パターン用乱数と、大当り遊技状態を発生させるときに上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 で導出表示される大当り図柄の決定に用いるための大当り図柄用乱数と、この大当り図柄用乱数の初期値の決定に用いるための大当り図柄用初期値決定用乱数、小当り遊技状態を発生させるときに上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 で導出表示される小当り図柄の決定に用いるための小当り図柄用乱数、この小当り図柄用乱数の初期値の決定に用いるための小当り図柄用初期値決定用乱数等が用意されている。またこれらの乱数に加えて、図 9 5 に示した可動片 2 1 0 6 を開閉動作させるか否かの決定に用いるための普通図柄当り判定用乱数と、この普通図柄当り判定用乱数の初期値の決定に用いるための普通図柄当り判定用初期値決定用乱数と、図 9 7 に示した普通図柄表示器 1 1 8 9 で変動表示される普通図柄の変動表示パターンの決定に用いるための普通図柄変動表示パターン用乱数等が用意されている。

20

#### 【 0 8 5 4 】

例えば、大当り判定用乱数を更新するカウンタは、最小値から最大値までに亘る予め定めた固定数値範囲（本実施形態では、最小値として値 0 ~ 最大値として値 3 2 7 6 7）内において更新され、この最小値から最大値までに亘る範囲を、後述する主制御側タイマ割り込み処理が行われるごとに値 1 ずつ加算されることでカウントアップする。このカウンタは、大当り判定用初期値決定用乱数から最大値に向かってカウントアップし、続いて最小値から大当り判定用初期値決定用乱数に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、大当り判定用初期値決定用乱数は更新される。このようなカウンタの更新方法を「初期値更新型のカウンタ」という。大当り判定用初期値決定用乱数は、大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行して得ることができるようになっている。また、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数も上述した大当り判定用乱数の更新方法と同一である。

30

40

#### 【 0 8 5 5 】

なお、本実施形態では、大当り判定用乱数の最小値から最大値までに亘る範囲を、大当り判定用乱数を更新するカウンタがカウントアップし終わると、上述したように、大当り判定用初期値決定用乱数は初期値抽選処理を実行することにより更新されるようになっているが、図 9 7 に示した R A M クリアスイッチ 4 1 0 0 e が電源投入時に操作された場合や、後述する、主制御側電源投入時処理において図 9 7 に示した主制御 M P U 4 1 0 0 a の主制御内蔵 R A M に記憶されている遊技情報を数値とみなしてその合計を算出して得たチェックサムの値（サム値）が主制御側電源断時処理（電源断時）において記憶されているチェックサムの値（サム値）と一致していない場合など、主制御内蔵 R A M の全領域を

50

クリアする場合には、大当り判定用初期値決定用乱数は、図 9 7 に示した主制御 MPU 4 1 0 0 a がその内蔵する不揮発性の RAM から ID コードを取り出し、この取り出した ID コードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出する初期値導出処理を実行し、この導出した固定値がセットされる仕組みとなっている。つまり、大当り判定用初期値決定用乱数は、初期値導出処理の実行により ID コードに基づいて導出された同一の固定値が常に上書き更新されるようになっている。このように、大当り判定用初期値決定用乱数にセットされる値は、ID コードを利用して導出されており、主制御 MPU 4 1 0 0 a を製造したメーカーによって主制御 MPU 4 1 0 0 a に内蔵する不揮発性の RAM に ID コードを記憶させると ID コードが外部装置を用いても書き換えられないという第 1 のセキュリティ対策と、主制御内蔵 RAM の全領域をクリアする場合に初期値導出処理を実行することによって ID コードに基づいて同一の固定値を導出するという第 2 のセキュリティ対策と、による 2 段階のセキュリティ対策が講じられることによって解析されるのを防止している。

10

20

30

40

50

#### 【 0 8 5 6 】

ここで、主制御 MPU 4 1 0 0 a に内蔵する不揮発性の RAM から ID コードを取り出し、この取り出した ID コードを大当り判定用初期値決定用乱数として用いる利点について説明する。例えば、賞球として払い出される遊技球を不正に獲得しようとする者が何らかの方法で遊技盤 4 を入手して分解し、主制御 MPU 4 1 0 0 a に内蔵する不揮発性の RAM に予め記憶されている ID コードを不正に取得し、大当り判定用乱数を更新するカウンタの値と大当り判定値とが一致するタイミングを把握することができたとしても、その ID コードが個体を識別するためのユニークな符号が付されたものであるため、他の遊技盤 4 ' に備える主制御 MPU 4 1 0 0 a ' に内蔵する不揮発性の RAM に予め記憶されている ID コードとまったく異なるものとなる。つまり他の遊技盤 4 ' においては、大当り判定用乱数を更新するカウンタの値と大当り判定値とが一致するタイミングも、入手した遊技盤 4 のものとまったく異なる。換言すると、入手した遊技盤 4 を分解して解析して得た ID コードは、他の遊技盤 4 ' 、つまり他のパチンコ遊技機 1 ' において、まったく役に立たないものであるため、分解して解析した得た所定間隔ごとに瞬停を発生させ、その所定間隔ごとに、図 9 5 に示した、上始動口 2 1 0 1 や下始動口 2 1 0 2 に遊技球を入球させるという始動入賞を狙っても、大当り遊技状態を発生させることができない。

#### 【 0 8 5 7 】

##### [ 1 3 - 2 . 初期値更新型のカウンタの動き ]

初期値更新型のカウンタは、図 1 5 2 に示すように、主制御内蔵 RAM の全領域をクリアする場合 ( RAM クリア時 ) に主制御 MPU 4 1 0 0 a がその内蔵する不揮発性の RAM から ID コードを取り出し、この取り出した ID コードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出する初期値導出処理を実行し、この導出した固定値がセットされる。初期値更新型のカウンタは、1 サイクル目として、この固定値から最大値に向かってカウントアップし、続いて最小値から固定値に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、大当り判定用初期値決定用乱数として大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行し、この抽選で得た値がセットされる。初期値更新型のカウンタは、2 サイクル目として、抽選で得た値から最大値に向かってカウントアップし、続いて最小値から抽選で得た値に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、再び、初期値抽選処理を実行し、この抽選で得た値がセットされ、初期値更新型のカウンタは、3 サイクル目として、抽選で得た値から最大値に向かってカウントアップすることとなる。本実施形態では、大当り判定値の範囲 ( 大当り判定範囲 ) として、低確率では値 3 2 6 6 8 ~ 値 3 2 7 6 7 が設定されており、通常時判定テーブルから読み出されるのに対して、高確率では値 3 1 7 6 8 ~ 値 3 2 7 6 7 が設定されており、確変時判定テーブルから読み出されるようになっている。大当り判定用乱数を更新するカウンタは、本実施形態では、最小値として値 0 ~ 最大値として値 3 2 7 6 7 ま

でに亘る予め定めた固定数値範囲を更新するようになっている。換言すると、大当たり判定値の範囲（大当たり判定範囲）は、低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値 1 6 3 8 4）から最大値側に寄った範囲に設定されている。

#### 【0858】

ここで、大当たり判定値の範囲（大当たり判定範囲）として、低確率では値 1 0 ~ 値 2 0 9 が設定され、高確率では値 1 0 ~ 値 3 3 9 が設定されている場合について検討してみると、図 1 5 3 に示すように、大当たり判定値の範囲（大当たり判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値 1 6 3 8 4）から最小値側に寄った範囲に設定されることとなる。このような場合には、初期値更新型のカウンタの値が値 0 となるタイミングから大当たり判定値の範囲（大当たり判定範囲）のうち最初の値 1 0 となる時期までに亘る期間と、この値 1 0 の次の値 1 1 から最大値（値 3 2 7 6 7）までに亘る期間と、を比べると、前者の期間の方が後者の期間と比べて上述した初期値抽選処理によって抽選される確率が極めて低い。換言すると、初期値更新型のカウンタの値が値 0 となるタイミングから大当たり判定値の範囲（大当たり判定範囲）のうち最後の値（低確率では値 2 0 9、高確率では値 3 3 9）までに亘る範囲と、この最後の値の次の値（低確率では値 2 1 0、高確率では値 3 4 0）から最大値（値 3 2 7 6 7）となるまでに亘る範囲と、を比べると、前者の範囲の方が後者の範囲と比べて初期値抽選処理によって抽選される確率が極めて低い。そうすると、例えば、何らかの方法によって初期値更新型のカウンタの値が値 0 となるタイミングを不正に取得して上始動口 2 1 0 1 や下始動口 2 1 0 2 に向かって電波を照射することにより遊技球が上始動口 2 1 0 1 や下始動口 2 1 0 2 に入球したかのように装う不正行為が行われると、初期値更新型のカウンタの値が大当たり判定値の範囲（大当たり判定範囲）うち、いずれかの値となる確率が高いと言える。

#### 【0859】

これに対して、本実施形態のように、大当たり判定値の範囲（大当たり判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値 1 6 3 8 4）から最大値側に寄った範囲に設定されている場合には、初期値更新型のカウンタの値が値 0 となるタイミングから大当たり判定値の範囲（大当たり判定範囲）のうち最初の値となる手前の値（低確率では値 3 2 6 6 7、高確率では値 3 1 7 6 7）となる時期までに亘る期間と、最初の値（低確率では値 3 2 6 6 8、高確率では値 3 1 7 6 8）から最大値（値 3 2 7 6 7）までに亘る期間と、を比べると、前者の期間の方が後者の期間と比べて上述した初期値抽選処理によって抽選される確率が極めて高い。換言すると、初期値更新型のカウンタの値が値 0 となるタイミングから大当たり判定値の範囲（大当たり判定範囲）のうち最初の値の手前の値（低確率では値 3 2 6 6 7、高確率では値 3 1 7 6 7）までに亘る範囲と、最初の値（低確率では値 3 2 6 6 8、高確率では値 3 1 7 6 8）から最大値（値 3 2 7 6 7）までに亘る範囲と、を比べると、前者の範囲の方が後者の範囲と比べて初期値抽選処理によって抽選される確率が極めて高い。そうすると、初期値更新型のカウンタは、値 0 から大当たり判定値の範囲（大当たり判定範囲）のうち最初の値の手前の値（低確率では値 3 2 6 6 7、高確率では値 3 1 7 6 7）までに亘る範囲のうち、いずれかの値が初期値抽選処理により抽選された値となって上述した大当たり判定用初期値決定用乱数にセットされることとなるため、この抽選で得た値から最大値に向かってカウントアップし、続いて最小値から抽選で得た値に向かってカウントアップすることとなる。大当たり判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、再び、初期値抽選処理を実行し、この抽選で得た値がセットされ、初期値更新型のカウンタは、抽選で得た値から最大値に向かってカウントアップすることとなる。つまり、本実施形態のように、大当たり判定値の範囲（大当たり判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値 1 6 3 8 4）から最大値側に寄った範囲に設定されている場合には、初期値更新型のカウンタの値が値 0 となるタイミングから大当たり判定値の範囲（大当たり判定範囲）のうち最初の値となる手前の値（低確率では値 3 2 6 6 7、高確率では値 3 1 7 6 7）となる時期までに亘る期間が不規則となり、ランダム性に富んだものとなっている。これにより、例えば、何らかの方法によって初期値更新型のカウンタの値が値

0 となるタイミングを不正に取得して上始動口 2 1 0 1 や下始動口 2 1 0 2 に向かって電波を照射することにより遊技球が上始動口 2 1 0 1 や下始動口 2 1 0 2 に入球したかのように装う不正行為が行われたとしても、初期値更新型のカウンタの値が大当り判定値の範囲（大当り判定範囲）うち、いずれかの値となる確率が低いと言える。

#### 【 0 8 6 0 】

なお、初期値更新型のカウンタは、図 1 5 2、及び図 1 5 3 に示すように、最小値から最大値までの範囲を繰り返し更新される。初期値から大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）から 2 サイクル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 0 となる。時間 T 0 から 3 サイクル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 1 となり、時間 T 0 に比べて時間 T 1 の方が短くなる。時間 T 1 から 4 サイクル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 2 となり、時間 T 1 に比べて時間 T 2 の方が短くなる。このように、初期値更新型のカウンタでは、更新されるカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となる時間に対してゆらぎを持たせることによって（周期性を排除した状態にすることによって）遊技者に察知されないようになっている。

#### 【 0 8 6 1 】

##### [ 1 3 - 3 . 主制御側電源投入時処理 ]

パチンコ遊技機 1 に電源が投入されると、主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、図 1 2 1 及び図 1 2 2 に示すように、主制御側電源投入時処理を行う。この主制御側電源投入時処理が開始されると、主制御 M P U 4 1 0 0 a は、スタックポインタの設定を行う（ステップ S 1 0）。スタックポインタは、例えば、使用中の記憶素子（レジスタ）の内容を一時記憶するためにスタックに積んだアドレスを示したり、サブルーチンを終了して本ルーチンに復帰するときの本ルーチンの復帰アドレスを一時記憶するためにスタックに積んだアドレスを示したりするものであり、スタックが積まれるごとにスタックポインタが進む。ステップ S 1 0 では、スタックポインタに初期アドレスをセットし、この初期アドレスから、レジスタの内容、復帰アドレス等をスタックに積んで行く。そして最後に積まれたスタックから最初に積まれたスタックまで、順に読み出すことによりスタックポインタが初期アドレスに戻る。

#### 【 0 8 6 2 】

ステップ S 1 0 に続いて、ウェイトタイマ処理 1 を行い（ステップ S 1 2）、停電予告信号が入力されているか否かを判定する（ステップ S 1 4）。電源投入時から所定電圧となるまでの間では電圧がすぐに上がらない。一方、停電又は瞬停（電力の供給が一時停止する現象）となるとときには電圧が下がり、停電予告電圧より小さくなると、払出制御基板 4 1 1 0 の停電監視回路 4 1 1 0 b から停電予告として停電予告信号が入力される。電源投入時から所定電圧に上がるまでの間では同様に電圧が停電予告電圧より小さくなると、払出制御基板 4 1 1 0 の停電監視回路 4 1 1 0 b から停電予告信号が入力される。そこで、ステップ S 1 2 のウェイトタイマ処理 1 は、電源投入後、電圧が停電予告電圧より大きくなって安定するまで待つための処理であり、本実施形態では、待ち時間（ウェイトタイマ）として 2 0 0 ミリ秒（m s）が設定されている。ステップ S 1 4 の判定では、払出制御基板 4 1 1 0 の停電監視回路 4 1 1 0 b からの停電予告信号に基づいて行う。

#### 【 0 8 6 3 】

ステップ S 1 4 に続いて、図 9 7 に示した R A M クリアスイッチ 4 1 0 0 e が操作されているか否かを判定する（ステップ S 1 6）。この判定は、主制御基板 4 1 0 0 の R A M クリアスイッチ 4 1 0 0 e が操作され、その操作信号（検出信号）が主制御 M P U 4 1 0 0 a に入力されているか否かにより行う。検出信号が入力されているときには R A M クリアスイッチ 4 1 0 0 e が操作されていると判定する一方、検出信号が入力されていないときには R A M クリアスイッチ 4 1 0 0 e が操作されていないと判定する。

#### 【 0 8 6 4 】

ステップ S 1 6 で R A M クリアスイッチ 4 1 0 0 e が操作されているときには、R A M クリア報知フラグ R C L - F L G に値 1 をセットし (ステップ S 1 8)、一方、ステップ S 1 6 で R A M クリアスイッチ 4 1 0 0 e が操作されていないときには、R A M クリア報知フラグ R C L - F L G に値 0 をセットする (ステップ S 2 0)。この R A M クリア報知フラグ R C L - F L G は、主制御 M P U 4 1 0 0 a に内蔵された R A M (以下、「主制御内蔵 R A M」と記載する。)に記憶されている、確率変動、未払い出し賞球等の遊技に関する遊技情報を消去するか否かを示すフラグであり、遊技情報を消去するとき値 1、遊技情報を消去しないとき値 0 にそれぞれ設定される。なお、ステップ S 1 8 及びステップ S 2 0 でセットされた R A M クリア報知フラグ R C L - F L G の値は、主制御 M P U 4 1 0 0 a の汎用記憶素子 (汎用レジスタ) に記憶される。

10

**【 0 8 6 5 】**

ステップ S 1 8 又はステップ S 2 0 に続いて、ウェイトタイマ処理 2 を行う (ステップ S 2 2)。このウェイトタイマ処理 2 では、図 1 0 0 に示した、周辺制御基板 4 1 4 0 の液晶制御部 4 1 6 0 による液晶表示装置 1 9 0 0 の描画制御を行うシステムが起動する (ブートする) まで待っている。本実施形態では、ブートするまでの時間 (ブートタイマ) として 2 秒 (s) が設定されている。

**【 0 8 6 6 】**

ステップ S 2 2 に続いて、R A M クリア報知フラグ R C L - F L G が値 0 である否かを判定する (ステップ S 2 4)。上述したように、R A M クリア報知フラグ R C L - F L G は、遊技情報を消去するとき値 1、遊技情報を消去しないとき値 0 にそれぞれ設定される。ステップ S 2 4 で R A M クリア報知フラグ R C L - F L G が値 0 であるとき、つまり遊技情報を消去しないときには、チェックサムの算出を行う (ステップ S 2 6)。このチェックサムは、主制御内蔵 R A M に記憶されている遊技情報を数値とみなしてその合計を算出するものである。

20

**【 0 8 6 7 】**

ステップ S 2 6 に続いて、算出したチェックサムの値 (サム値) が後述する主制御側電源断時処理 (電源断時) において記憶されているチェックサムの値 (サム値) と一致しているか否かを判定する (ステップ S 2 8)。一致しているときには、バックアップフラグ B K - F L G が値 1 であるか否かを判定する (ステップ S 3 0)。このバックアップフラグ B K - F L G は、遊技情報、チェックサムの値 (サム値) 及びバックアップフラグ B K - F L G の値等の遊技バックアップ情報を後述する主制御側電源断時処理において主制御内蔵 R A M に記憶保持したか否かを示すフラグであり、主制御側電源断時処理を正常に終了したとき値 1、主制御側電源断時処理を正常に終了していないとき値 0 にそれぞれ設定される。

30

**【 0 8 6 8 】**

ステップ S 3 0 でバックアップフラグ B K - F L G が値 1 であるとき、つまり主制御側電源断時処理を正常に終了したときには、復電時として主制御内蔵 R A M の作業領域を設定する (ステップ S 3 2)。この設定は、バックアップフラグ B K - F L G に値 0 をセットするほか、主制御 M P U 4 1 0 0 a に内蔵された R O M (以下、「主制御内蔵 R O M」と記載する。)から復電時情報を読み出し、この復電時情報を主制御内蔵 R A M の作業領域にセットする。なお、「復電」とは、電源を遮断した状態から電源を投入した状態のほか、停電又は瞬停からその後の電力の復旧した状態、高周波が照射されたことを検出してリセットし、その後に復帰した状態も含める。

40

**【 0 8 6 9 】**

ステップ S 3 2 に続いて、電源投入時コマンド作成処理を行う (ステップ S 3 4)。この電源投入時コマンド作成処理では、遊技バックアップ情報から遊技情報を読み出してこの遊技情報に応じた各種コマンドを主制御内蔵 R A M の所定記憶領域に記憶する。

**【 0 8 7 0 】**

一方、ステップ S 2 4 で R A M クリア報知フラグ R C L - F L G が値 0 でない (値 1 である) とき、つまり遊技情報を消去するときには、又はステップ S 2 8 でチェックサムの

50

値（サム値）が一致していないときには、又はステップ S 3 0 でバックアップフラグ B K - F L G が値 1 でない（値 0 である）とき、つまり主制御側電源断時処理を正常に終了していないときには、主制御内蔵 R A M の全領域をクリアする（ステップ S 3 6）。具体的には、値 0 を主制御内蔵 R A M に書き込むことよって行う（なお、初期値として主制御内蔵 R O M から所定値を読み出して、セットしてもよい）。また、上述した大当り判定用乱数の初期値の決定に用いるための大当り判定用初期値決定用乱数は、R A M クリアスイッチ 4 1 0 0 e が操作されて遊技情報を消去するとき、サム値が一致していないとき、又は主制御側電源断時処理を正常に終了していないときには、主制御 M P U 4 1 0 0 a の不揮発性の R A M に予め記憶された固有の I D コードを取り出し、この取り出した I D コードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出する初期値導出処理を実行し、この固定値がセットされる。

10

**【 0 8 7 1 】**

ステップ S 3 6 に続いて、初期設定として主制御内蔵 R A M の作業領域を設定する（ステップ S 3 8）。この設定は、主制御内蔵 R O M から初期情報を読み出してこの初期情報を主制御内蔵 R A M の作業領域にセットする。

**【 0 8 7 2 】**

ステップ S 3 8 に続いて、R A M クリア報知及びテストコマンド作成処理を行う（ステップ S 4 0）。この R A M クリア報知及びテストコマンド作成処理では、主制御内蔵 R A M をクリアして初期設定を行った旨を報知するための図 1 1 8 に示した電源投入に区分される電源投入コマンドを作成するとともに、周辺制御基板 4 1 4 0 の各種検査を行うための図 1 1 9 に示したテスト関連に区分されるテストコマンドを作成して、送信情報として主制御内蔵 R A M の送信情報記憶領域にそれぞれ記憶する。

20

**【 0 8 7 3 】**

ステップ S 3 4 又はステップ S 4 0 に続いて、割り込み初期設定を行う（ステップ S 4 2）。この設定は、後述する主制御側タイマ割り込み処理が行われるときの割り込み周期を設定するものである。本実施形態では 4 m s に設定されている。

**【 0 8 7 4 】**

ステップ S 4 2 に続いて、割り込み許可設定を行う。（ステップ S 4 4）。この設定によりステップ S 4 2 で設定した割り込み周期、つまり 4 m s ごとに主制御側タイマ割り込み処理が繰り返し行われる。

30

**【 0 8 7 5 】**

ステップ S 4 4 に続いて、ウォッチドックタイマクリアレジスタ W C L に値 A をセットする（ステップ S 4 6）。このウォッチドックタイマクリアレジスタ W C L に、値 A、値 B そして値 C を順にセットすることによりウォッチドックタイマがクリア設定される。

**【 0 8 7 6 】**

ステップ S 4 6 に続いて、停電予告信号が入力されているか否かを判定する（ステップ S 4 8）。上述したように、パチンコ遊技機 1 の電源を遮断したり、停電又は瞬停したりするときには、電圧が停電予告電圧以下となると、停電予告として停電予告信号が払出制御基板 4 1 1 0 の停電監視回路 4 1 1 0 b から入力される。ステップ S 4 8 の判定は、この停電予告信号に基づいて行う。

40

**【 0 8 7 7 】**

ステップ S 4 8 で停電予告信号の入力がないときには非当落乱数更新処理を行う（ステップ S 5 0）。この非当落乱数更新処理では、上述した、リーチ判定用乱数、変動表示パターン用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数等を更新する。このように、非当落乱数更新処理では、当落判定（大当り判定）にかかわらない乱数を更新する。なお、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数及び普通図柄変動表示パターン用乱数等もこの非当落乱数更新処理により更新される。

**【 0 8 7 8 】**

ステップ S 5 0 に続いて、再びステップ S 4 6 に戻り、ウォッチドックタイマクリアレ

50

ジスタWCLに値Aをセットし、ステップS48で停電予告信号の入力があるか否かを判定し、この停電予告信号の入力がなければ、ステップS50で非当落乱数更新処理を行い、ステップS46～ステップS50を繰り返し行う。なお、このステップS46～ステップS50の処理を「主制御側メイン処理」という。

【0879】

一方、ステップS48で停電予告信号の入力があったときには、割り込み禁止設定を行う（ステップS52）。この設定により後述する主制御側タイマ割り込み処理が行われなくなり、主制御内蔵RAMへの書き込みを防ぎ、遊技情報の書き換えを保護している。

【0880】

ステップS52に続いて、図97に示した、始動口ソレノイド2105、アタッカソレノイド2108、上特別図柄表示器1185、下特別図柄表示器1186、上特別図柄記憶表示器1184、下特別図柄記憶表示器1187、普通図柄表示器1189、普通図柄記憶表示器1188、遊技状態表示器1183、ラウンド表示器1190等に出力している駆動信号を停止する（ステップS54）。 10

【0881】

ステップS54に続いて、チェックサムの算出を行ってこの算出した値を記憶する（ステップS56）。このチェックサムは、上述したチェックサムの値（サム値）及びバックアップフラグBK-FLGの値の記憶領域を除く、主制御内蔵RAMの作業領域の遊技情報を数値とみなしてその合計を算出する。

【0882】

ステップS56に続いて、バックアップフラグBK-FLGに値1をセットする（ステップS58）。これにより、遊技バックアップ情報の記憶が完了する。 20

【0883】

ステップS58に続いて、ウォッチドックタイマのクリア設定を行う（ステップS60）。このクリア設定は、上述したように、ウォッチドックタイマクリアレジスタWCLに値A、値Bそして値Cを順にセットすることにより行われる。

【0884】

ステップS60に続いて、無限ループに入る。この無限ループでは、ウォッチドックタイマクリアレジスタWCLに値A、値Bそして値Cを順にセットしないためウォッチドックタイマがクリア設定されなくなる。このため、主制御MPU4100aにリセットがかかり、その後主制御MPU4100aは、この主制御側電源投入時処理を再び行う。なお、ステップS52～ステップS60の処理及び無限ループを「主制御側電源断時処理」という。 30

【0885】

パチンコ遊技機1（主制御MPU4100a）は、停電したとき又は瞬停したときにはリセットがかかり、その後の電力の復旧により主制御側電源投入時処理を行う。

【0886】

なお、ステップS28では主制御内蔵RAMに記憶されている遊技バックアップ情報が正常なものであるか否かを検査し、続いてステップS30では主制御側電源断時処理が正常に終了された否かを検査している。このように、主制御内蔵RAMに記憶されている遊技バックアップ情報を2重にチェックすることにより遊技バックアップ情報が不正行為により記憶されたものであるか否かを検査している。 40

【0887】

[13-4. 主制御側タイマ割り込み処理]

次に、主制御側タイマ割り込み処理について説明する。この主制御側タイマ割り込み処理は、図121及び図122に示した主制御側電源投入時処理において設定された割り込み周期（本実施形態では、4ms）ごとに繰り返し行われる。

【0888】

主制御側タイマ割り込み処理が開始されると、主制御基板4100の主制御MPU4100aは、図123に示すように、ウォッチドックタイマクリアレジスタWCLに値Bを 50



セットする（ステップS70）。このとき、ウォッチドックタイマクリアレジスタWCLには、主制御側電源投入時処理（主制御側メイン処理）のステップS46においてセットされた値Aに続いて値Bがセットされる。

【0889】

ステップS70に続いて、割り込みフラグのクリアを行う（ステップS72）。この割り込みフラグがクリアされることにより割り込み周期が初期化され、次の割り込み周期がその初期値から計時される。

【0890】

ステップS72に続いて、スイッチ入力処理を行う（ステップS74）。このスイッチ入力処理では、主制御I/Oポート4100bの入力端子に入力されている各種信号を読み取り、入力情報として主制御内蔵RAMの入力情報記憶領域に記憶する。具体的には、図95に示した一般入賞口2104、2201に入球した遊技球を検出する図97に示した一般入賞口スイッチ3020、3020からの検出信号、図95に示した大入賞口2103に入球した遊技球を検出する図97に示したカウントスイッチ2110からの検出信号、図95に示した上始動口2101に入球した遊技球を検出する図97に示した上始動口スイッチ3022からの検出信号、図95に示した下始動口2102に入球した遊技球を検出する図97に示した下始動口スイッチ2109からの検出信号、図95に示したゲート部2350を通過した遊技球を検出する図97に示したゲートスイッチ2352からの検出信号、図97に示した磁石を用いた不正行為を検出する磁気検出スイッチ3024からの検出信号や後述する賞球制御処理で送信した賞球コマンドを図97に示した払出制御基板4110が正常に受信した旨を伝える払出制御基板4110からの払主ACK信号、をそれぞれ読み取り、入力情報として入力情報記憶領域に記憶する。また、上始動口2101に入球した遊技球を検出する上始動口スイッチ3022からの検出信号、下始動口2102に入球した遊技球を検出する下始動口スイッチ2109からの検出信号をそれぞれ読み取ると、これと対応する図119に示したその他に区分される始動口入賞コマンドを送信情報として上述した送信情報記憶領域に記憶する。つまり、上始動口スイッチ3022からの検出信号があると、これと対応する始動口入賞コマンドが送信情報として送信情報記憶領域に記憶されるし、下始動口スイッチ2109からの検出信号があると、これと対応する始動口入賞コマンドが送信情報として送信情報記憶領域に記憶されるようになっている。

【0891】

なお、本実施形態では、一般入賞口2104、2201に入球した遊技球を検出する一般入賞口スイッチ3020、3020からの検出信号、大入賞口2103に入球した遊技球を検出するカウントスイッチ2110からの検出信号、上始動口2101に入球した遊技球を検出する上始動口スイッチ3022からの検出信号、下始動口2102に入球した遊技球を検出する下始動口スイッチ2109からの検出信号、及びゲート部2350を通過した遊技球を検出するゲートスイッチ2352からの検出信号は、このスイッチ入力処理が開始されると、まず1回目としてそれぞれ読み取られ、所定時間（例えば、10μs）経過した後、2回目としてそれぞれ再び読み取られる。そして、この2回目に読み取られた結果と、1回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを判定する。同結果でないものについては、さらに、3回目として再び読み取られ、この3回目に読み取られた結果と、2回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを再び判定する。同結果でないものについては、さらに、4回目として再び読み取られ、この4回目に読み取られた結果と、3回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを再び判定する。同結果とならないものについては、遊技球の入球がないものとして扱う。

【0892】

このように、スイッチ入力処理では、一般入賞口スイッチ3020、3020、カウントスイッチ2110、上始動口スイッチ3022、下始動口スイッチ2109、及びゲー

トスイッチ 2 3 5 2 からの検出信号を、1 回目 ~ 3 回目に亘って比較する 2 度読み取りと、2 回目 ~ 4 回目に亘って比較する 2 度読み込みと、による計 2 回の 2 度読み取りを行うことによって、チャタリングやノイズ等の影響による誤検出を回避することができるようになっているため、一般入賞口スイッチ 3 0 2 0、3 0 2 0、カウントスイッチ 2 1 1 0、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びゲートスイッチ 2 3 5 2 からの検出信号の信頼性を高めることができる。

#### 【 0 8 9 3 】

ステップ S 7 4 に続いて、タイマ減算処理を行う（ステップ S 7 6）。このタイマ減算処理では、例えば、後述する特別図柄及び特別電動役物制御処理で決定される変動表示パターンに従って上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 が点灯する時間、後述する普通図柄及び普通電動役物制御処理で決定される普通図柄変動表示パターンに従って普通図柄表示器 1 1 8 9 が点灯する時間のほかに、主制御基板 4 1 0 0（主制御 M P U 4 1 0 0 a）が送信した各種コマンドを払出制御基板 4 1 1 0 が正常に受信した旨を伝える払主 A C K 信号が入力されているか否かを判定する際にその判定条件として設定されている A C K 信号入力判定時間等の時間管理を行う。具体的には、変動表示パターン又は普通図柄変動表示パターンの変動時間が 5 秒間であるときには、タイマ割り込み周期が 4 m s に設定されているので、このタイマ減算処理を行うごとに変動時間を 4 m s ずつ減算し、その減算結果が値 0 になることで変動表示パターン又は普通図柄変動表示パターンの変動時間を正確に計っている。

#### 【 0 8 9 4 】

本実施形態では、A C K 信号入力判定時間が 1 0 0 m s に設定されている。このタイマ減算処理を行うごとに A C K 信号入力判定時間が 4 m s ずつ減算し、その減算結果が値 0 になることで A C K 信号入力判定時間を正確に計っている。なお、これらの各種時間及び A C K 信号入力判定時間は、時間管理情報として主制御内蔵 R A M の時間管理情報記憶領域に記憶される。

#### 【 0 8 9 5 】

ステップ S 7 6 に続いて、当落乱数更新処理を行う（ステップ S 7 8）。この当落乱数更新処理では、上述した、大当り判定用乱数、大当り図柄用乱数、及び小当り図柄用乱数を更新する。またこれらの乱数に加えて、図 1 2 2 に示した主制御側電源投入時処理（主制御側メイン処理）におけるステップ S 5 0 の非当落乱数更新処理で更新される、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数も更新する。これらの大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数は、主制御側メイン処理及びこの主制御側タイマ割り込み処理においてそれぞれ更新されることでランダム性をより高めている。これに対して、大当り判定用乱数、大当り図柄用乱数、及び小当り図柄用乱数は、当落判定（大当り判定）にかかわる乱数であるためこの当落乱数更新処理が行われるごとにのみ、それぞれのカウンタがカウントアップする。例えば、大当り判定用乱数を更新するカウンタは、上述したように、初期値更新型のカウンタであり、最小値から最大値までに亘る予め定めた固定数値範囲（本実施形態では、最小値として値 0 ~ 最大値として値 3 2 7 6 7）内において更新され、この最小値から最大値までに亘る範囲を、この主制御側タイマ割り込み処理が行われるごとに値 1 ずつ加算されることでカウントアップする。大当り判定用初期値決定用乱数から最大値（値 3 2 7 6 7）に向かってカウントアップし、続いて最小値（値 0）から大当り判定用初期値決定用乱数に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲を、大当り判定用乱数を更新するカウンタがカウントアップし終わると、この当落乱数更新処理により大当り判定用初期値決定用乱数は更新される。大当り判定用初期値決定用乱数は、大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行して得ることができるようになっている。なお、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数もこの当落乱数更新処理により更新される。普通図柄当り判定用乱数等は、上述した大当り判定用乱数の更新方法と同一であり、その説明を省略する。

#### 【 0 8 9 6 】

本実施形態では、大当り判定用初期値決定用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数を、図 1 2 2 に示した主制御側電源投入時処理（主制御側メイン処理）におけるステップ S 5 0 の非当落乱数更新処理、及び本ルーチンである主制御側タイマ割り込み処理におけるステップ S 7 8 の当落乱数更新処理でそれぞれ更新しているが、割り込みタイマが発生するごとに本ルーチンの処理時間にムラが生じて次の割り込みタイマが発生するまでの残り時間内において主制御側メイン処理を繰り返し実行することによりステップ S 5 0 の非当落乱数更新処理の実行回数がランダムとなる場合には、大当り判定用初期値決定用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数をステップ S 5 0 の非当落乱数更新処理においてのみ更新する仕組みとしてもよい。

10

#### 【0897】

ステップ S 7 8 に続いて、賞球制御処理を行う（ステップ S 8 0）。この賞球制御処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて遊技球を払い出すための図 1 1 7 に示した賞球コマンドを作成したり、主制御基板 4 1 0 0 と払出制御基板 4 1 1 0 との基板間の接続状態を確認するための図 1 1 7 に示したセルフチェックコマンドを作成したりする。そして作成した賞球コマンドやセルフチェックコマンドを主払シリアルデータとして払出制御基板 4 1 1 0 に送信する。例えば、図 9 5 に示した大入賞口 2 1 0 3 に遊技球が 1 球、入球すると、賞球として 1 5 球を払い出す賞球コマンドを作成して払出制御基板 4 1 1 0 に送信したり、この賞球コマンドを払出制御基板 4 1 1 0 が正常に受信完了した旨を伝える払主 ACK 信号が所定時間内に入力されないときは主制御基板 4 1 0 0 と払出制御基板 4 1 1 0 との基板間の接続状態を確認するセルフチェックコマンドを作成して払出制御基板 4 1 1 0 に送信したりする。

20

#### 【0898】

ステップ S 8 0 に続いて、枠コマンド受信処理を行う（ステップ S 8 2）。払出制御基板 4 1 1 0 は、図 1 2 0 に示した状態表示に区分される 1 バイト（8 ビット）の各種コマンド（枠状態 1 コマンド、エラー解除ナビコマンド、及び枠状態 2 コマンド）を送信する。ステップ S 8 2 の枠コマンド受信処理では、この各種コマンドを払主シリアルデータとして正常に受信すると、その旨を払出制御基板 4 1 1 0 に伝える情報を、出力情報として主制御内蔵 R A M の出力情報記憶領域に記憶する。また、その正常に払主シリアルデータとして受信したコマンドを 2 バイト（1 6 ビット）のコマンドに整形し（図 1 1 9 の状態表示に区分される各種コマンド（枠状態 1 コマンド、エラー解除ナビコマンド、及び枠状態 2 コマンド））、送信情報として上述した送信情報記憶領域に記憶する。

30

#### 【0899】

ステップ S 8 2 に続いて、不正行為検出処理を行う（ステップ S 8 4）。この不正行為検出処理では、賞球に関する異常状態を確認する。例えば、上述した入力情報記憶領域から入力情報を読み出し、大当り遊技状態でない場合にカウントスイッチ 2 1 1 0 からの検出信号が入力されているとき（大入賞口 2 1 0 3 に遊技球が入球するとき）等には、異常状態として図 1 1 9 に示した報知表示に区分される入賞異常表示コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶する。

#### 【0900】

ステップ S 8 4 に続いて、特別図柄及び特別電動役物制御処理を行う（ステップ S 8 6）。この特別図柄及び特別電動役物制御処理では、上述した大当り判定用乱数を更新するカウンタの値を取り出して主制御内蔵 R O M に予め記憶されている大当り判定値と一致するか否かを判定（大当り遊技状態を発生させるか否かを判定（「特別抽選」という。））したり、大当り図柄用乱数を更新するカウンタの値を取り出して主制御内蔵 R O M に予め記憶されている確変当り判定値と一致するか否かを判定（確率変動を発生させるか否かの判定）したりする（この確変当り判定値は、上述した大当りの種類（大当り 1 ~ 大当り 8）と対応付けて記憶されており、確変当り判定値により大当りの種類が特定されて選択されるようになっている）。ここで、「確率変動」とは、大当りする確率が通常時（低確率）にくらべて高く設定された高確率（確変時）に変化することである。本実施形態では、

40

50

上述した大当り判定値の範囲（大当り判定範囲）として、低確率では値 3 2 6 6 8 ~ 値 3 2 7 6 7 が設定されており、通常時判定テーブルから読み出されるのに対して、高確率では値 3 1 7 6 8 ~ 値 3 2 7 6 7 が設定されており、確変時判定テーブルから読み出される。このように、ステップ S 8 6 の特別図柄及び特別電動役物制御処理では、大当り判定用乱数を更新するカウンタの値と、主制御内蔵 R O M に予め記憶されている大当り判定値と、が一致するか否かを判定するときには、大当り判定用乱数を更新するカウンタの値が大当り判定範囲に含まれているか否かにより行う。

#### 【 0 9 0 1 】

これらの判定結果が上始動口スイッチ 3 0 2 2 によるものである場合には図 1 1 8 に示した特図 1 同調演出関連の各種コマンドを作成する一方、その抽選結果が下始動口スイッチ 2 1 0 9 によるものである場合には図 1 1 8 に示した特図 2 同調演出関連の各種コマンドを作成し、送信情報として送信情報記憶領域に記憶するとともに、その決定した特別図柄の変動表示パターンに従って上特別図柄表示器 1 1 8 5 又は下特別図柄表示器 1 1 8 6 を点灯させるよう上特別図柄表示器 1 1 8 5 又は下特別図柄表示器 1 1 8 6 への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。また、発生させる遊技状態に応じて、例えば大当り遊技状態となるときには、図 1 1 8 に示した大当り関連に区分される各種コマンド（大当りオープニングコマンド、大入賞口 1 開放 N 回目表示コマンド、大入賞口 1 閉鎖表示コマンド、大入賞口 1 カウント表示コマンド、大当りエンディングコマンド、及び大当り図柄表示コマンド）を作成し、送信情報として送信情報記憶領域に記憶したり、図 9 5 に示した開閉部材 2 1 0 7 を開閉動作させるようアタッカソレノイド 2 1 0 8 への駆動信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、大入賞口 2 1 0 3 が閉鎖状態から開放状態となる回数（ラウンド）が 2 回であるときには、図 9 1 に示したラウンド表示器 1 1 9 0 の 2 ラウンド表示ランプ 1 1 9 0 a を点灯させるよう 2 ラウンド表示ランプ 1 1 9 0 a への点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、ラウンドが 1 5 回であるときには、8 9 に示したラウンド表示器 1 1 9 0 の 1 5 ラウンド表示ランプ 1 1 9 0 b を点灯させるよう 1 5 ラウンド表示ランプ 1 1 9 0 b への点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、確率変動の発生の有無を所定の色で点灯させるよう遊技状態表示器 1 1 8 3 への点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したりする。

#### 【 0 9 0 2 】

ステップ S 8 6 に続いて、普通図柄及び普通電動役物制御処理を行う（ステップ S 8 8）。この普通図柄及び普通電動役物制御処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいてゲート入賞処理を行う。このゲート入賞処理では、入力情報からゲートスイッチ 2 3 5 2 からの検出信号が入力端子に入力されていたか否かを判定する。この判定結果に基づいて、検出信号が入力端子に入力されていたときには、上述した普通図柄当り判定用乱数を更新するカウンタの値等を抽出してゲート情報として主制御内蔵 R A M のゲート情報記憶領域に記憶する。

#### 【 0 9 0 3 】

このゲート情報記憶領域には、第 0 区画 ~ 第 3 区画（4 つの区画）が設けられており、第 0 区画、第 1 区画、第 2 区画、そして第 3 区画の順にゲート情報が格納されるようになっている。例えばゲート情報がゲート情報記憶の第 0 区画 ~ 第 2 区画に格納されている場合、ゲートスイッチ 2 3 5 2 からの検出信号が入力端子に入力されていたときにはゲート情報をゲート情報記憶の第 3 区画に格納する。

#### 【 0 9 0 4 】

ゲート情報はゲート情報記憶の第 0 区画に格納されているものが主制御内蔵 R A M の作業領域にセットされる。このゲート情報がセットされると、ゲート情報記憶の第 1 区画のゲート情報がゲート情報記憶の第 0 区画に、ゲート情報記憶の第 2 区画のゲート情報がゲート情報記憶の第 1 区画に、ゲート情報記憶の第 3 区画のゲート情報がゲート情報記憶の第 2 区画に、それぞれシフトされてゲート情報記憶の第 3 区画が空き領域となる。例えば

、ゲート情報記憶の第1区画～第2区画にゲート情報が記憶されている場合には、ゲート情報記憶の第1区画のゲート情報がゲート情報記憶の第0区画に、ゲート情報記憶の第2区画のゲート情報がゲート情報記憶の第1区画にそれぞれシフトされてゲート情報記憶の第2区画及びゲート情報記憶の第3区画が空き領域となる。ここで、ゲート情報記憶の第1区画～第3区画にゲート情報が格納されていると、格納されたゲート情報の総数を保留球として普通図柄記憶表示器1188を点灯させるよう、上述したゲート情報に基づいて普通図柄記憶表示器1188の点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。

【0905】

ゲート入賞処理に続いて、主制御内蔵RAMの作業領域にセットされたゲート情報を読み出し、この読み出したゲート情報から普通図柄当り判定用乱数の値を取り出して主制御内蔵ROMに予め記憶されている普通図柄当り判定値と一致するか否かを判定する（「普通抽選」という）。この判定結果（普通抽選による抽選結果）により可動片2106を開閉動作させるか否かが決定する。この決定で開閉動作をさせる場合には、一对の可動片2106が左右方向へ拡開した状態となることで下始動口2102へ遊技球が受入可能となる遊技状態となって遊技者に有利な遊技状態なる。この決定と対応する普通図柄の変動表示パターンを上述した普通図柄変動表示パターン用乱数に基づいて決定し、図118に示した普図同調演出関連に区分される各種コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶するとともに、その決定した普通図柄の変動表示パターンに従って普通図柄表示器1189を点灯させるよう普通図柄表示器1189への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。また、例えばその取り出した普通図柄当り判定用乱数の値が主制御内蔵ROMに予め記憶されている普通図柄当り判定値と一致しているときには、図118に示した普通電役演出関連の各種コマンドを作成し、送信情報として送信情報記憶領域に記憶するとともに、可動片2106を開閉動作させるよう始動口ソレノイド2105への駆動信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する一方、その取り出した普通図柄当り判定用乱数の値が主制御内蔵ROMに予め記憶されている普通図柄当り判定値と一致していないときには、上述した普通図柄変動表示パターン用乱数に基づいて普通図柄変動表示パターンを決定し、図118に示した普図同調演出関連に区分される各種コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶するとともに、その決定した普通図柄変動表示パターンに従って普通図柄表示器1189を点灯させるよう普通図柄表示器1189への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。

【0906】

ステップS88に続いて、ポート出力処理を行う（ステップS90）。このポート出力処理では、主制御I/Oポート4100bの出力端子から、上述した出力情報記憶領域から出力情報を読み出してこの出力情報に基づいて各種信号を出力する。例えば、出力情報に基づいて主制御I/Oポート4100bの出力端子から、払出制御基板4110からの各種コマンドを正常に受信完了したときには主払ACK信号を払出制御基板4110に出力したり、大当り遊技状態であるときには大入賞口2103の開閉部材2107の開閉動作を行うアタッカソレノイド2108に駆動信号を出力したり、可動片2106の開閉動作を行う始動口ソレノイド2105に駆動信号を出力したりするほかに、15ラウンド大当り情報出力信号、2ラウンド大当り情報出力信号、確率変動中情報出力信号、特別図柄表示情報出力信号、普通図柄表示情報出力信号、時短中情報出力情報、始動口入賞情報出力信号等の遊技に関する各種情報（遊技情報）信号を払出制御基板4110に出力したりする。

【0907】

ステップS90に続いて、周辺制御基板コマンド送信処理を行う（ステップS92）。この周辺制御基板コマンド送信処理では、上述した送信情報記憶領域から送信情報を読み出してこの送信情報を主周シリアルデータとして周辺制御基板4140に送信する。この送信情報には、本ルーチンである主制御側タイマ割り込み処理で作成した、図118に示

10

20

30

40

50

した、特図 1 同調演出関連に区分される各種コマンド、特図 2 同調演出関連に区分される各種コマンド、大当り関連に区分される各種コマンド、電源投入に区分される各種コマンド、普図同調演出関連に区分される各種コマンド、普通電役演出関連に区分される各種コマンド、図 1 1 9 に示した、報知表示に区分される各種コマンド、状態表示に区分される各種コマンド、テスト関連に区分される各種コマンド及びその他に区分される各種コマンドが記憶されている。主周シリアルデータは、1 パケットが 3 バイトに構成されている。具体的には、主周シリアルデータは、1 バイト (8 ビット) の記憶容量を有するコマンドの種類を示すステータスと、1 バイト (8 ビット) の記憶容量を有する演出のバリエーションを示すモードと、ステータス及びモードを数値とみなしてその合計を算出したサム値と、から構成されており、このサム値は、送信時に作成されている。

10

#### 【0908】

ステップ S 9 2 に続いて、ウォッチドックタイマクリアレジスタ W C L に値 C をセットする (ステップ S 9 4)。ステップ S 9 4 でウォッチドックタイマクリアレジスタ W C L に値 C がセットされることにより、ウォッチドックタイマクリアレジスタ W C L には、ステップ S 7 0 においてセットされた値 B に続いて値 C がセットされる。これにより、ウォッチドックタイマクリアレジスタ W C L には、値 A、値 B そして値 C が順にセットされ、ウォッチドックタイマがクリア設定される。

#### 【0909】

ステップ S 9 4 に続いて、レジスタの切替 (復帰) を行い (ステップ S 9 6)、このルーチンを終了する。ここで、本ルーチンである主制御側タイマ割り込み処理が開始されると、主制御 M P U 4 1 0 0 a は、ハード的に汎用レジスタの内容をスタックに積んで退避する。これにより、主制御側メイン処理で使用していた汎用レジスタの内容の破壊を防いでいる。ステップ S 9 6 では、スタックに積んで退避した内容を読み出し、もとのレジスタに書き込む。なお、主制御 M P U 4 1 0 0 a は、ステップ S 9 6 による復帰の後に割り込み許可の設定を行う。

20

#### 【0910】

##### [ 1 4 . 払出制御基板の各種制御処理 ]

次に、図 9 8 に示した払出制御基板 4 1 1 0 が行う各種制御処理について、図 1 2 4 ~ 図 1 4 2 を参照して説明する。図 1 2 4 は払出制御部電源投入時処理の一例を示すフローチャートであり、図 1 2 5 は図 1 2 4 の払出制御部電源投入時処理のつづきを示すフローチャートであり、図 1 2 6 は図 1 2 5 に続いて払出制御部電源投入時処理のつづきを示すフローチャートであり、図 1 2 7 は払出制御部タイマ割り込み処理の一例を示すフローチャートであり、図 1 2 8 は球抜きスイッチ操作判定処理の一例を示すフローチャートであり、図 1 2 9 は回転角スイッチ履歴作成処理の一例を示すフローチャートであり、図 1 3 0 はスプロケット定位置判定スキップ処理の一例を示すフローチャートであり、図 1 3 1 は球がみ判定処理の一例を示すフローチャートであり、図 1 3 2 は賞球用賞球ストック数加算処理の一例を示すフローチャートであり、図 1 3 3 は貸球用賞球ストック数加算処理の一例を示すフローチャートであり、図 1 3 4 はストック監視処理の一例を示すフローチャートであり、図 1 3 5 は払出球抜き判定設定処理の一例を示すフローチャートであり、図 1 3 6 は払出設定処理の一例を示すフローチャートであり、図 1 3 7 は球抜き設定処理の一例を示すフローチャートであり、図 1 3 8 は球がみ動作設定処理の一例を示すフローチャートであり、図 1 3 9 はリトライ動作監視処理の一例を示すフローチャートであり、図 1 4 0 は不整合カウンタリセット判定処理の一例を示すフローチャートであり、図 1 4 1 はエラー解除スイッチ操作判定処理の一例を示すフローチャートであり、図 1 4 2 は球貸しによる払出動作時の信号処理 (ア)、C R ユニットからの入力信号確認処理 (イ) を示すタイミングチャートである。

30

40

#### 【0911】

まず、払出制御部電源投入時処理について説明し、続いて払出制御部タイマ割り込み処理、球抜きスイッチ操作判定処理、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック

50

数加算処理、ストック監視処理、払出球抜き判定設定処理、払出設定処理、球がみ動作設定処理、球抜き設定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除スイッチ操作判定処理について説明する。なお、球抜きスイッチ操作判定処理、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック数加算処理、ストック監視処理、払出球抜き判定設定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除スイッチ操作判定処理は、後述する払出制御部電源投入時処理におけるステップS562の主要動作設定処理の一処理として行われ、球抜きスイッチ操作判定処理、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除スイッチ操作判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック数加算処理、ストック監視処理、そして払出球抜き判定設定処理の順番で優先順位が設定されている。

10

20

30

40

50

#### 【0912】

##### [14-1. 払出制御部電源投入時処理]

パチンコ遊技機1に電源が投入されると、払出制御基板4110における払出制御部4120の払出制御MPU4120aは、図124～図126に示すように、払出制御部電源投入時処理を行う。この払出制御部電源投入時処理が開始されると、払出制御MPU4120aは、割り込みモードの設定を行う(ステップS500)。この割り込みモードは、払出制御MPU4120aの割り込みの優先順位を設定するものである。本実施形態では、後述する払出制御部タイマ割り込み処理が優先順位として最も高く設定されており、この払出制御部タイマ割り込み処理の割り込みが発生すると、優先的にその処理を行う。

#### 【0913】

ステップS500に続いて、入出力設定(I/Oの入出力設定)を行う(ステップS502)。このI/Oの入出力設定では、払出制御MPU4120aのI/Oポートの入出設定等を行う。

#### 【0914】

ステップS502に続いて、図106に示した停電監視回路4110bに停電クリア信号の出力を開始する(ステップS504)。この停電監視回路4110bは、電圧比較回路と、DタイプフリップフロップICと、から構成されている。電圧比較回路は、+24Vとリファレンス電圧との電圧を比較したり、+12Vとリファレンス電圧との電圧を比較したりすることで、その比較結果を出力する。この比較結果は、停電又は瞬停が発生していない場合ではその論理がHIとなってDタイプフリップフロップPIC22のプリセット端子であるPR端子に入力される一方、停電又は瞬停が発生した場合ではその論理がLOWとなってDタイプフリップフロップPIC22のプリセット端子であるPR端子に入力されるようになっている。ステップS504では、このDタイプフリップフロップPIC22のクリア端子であるCLR端子に停電クリア信号の出力を開始する。この停電クリア信号は、払出制御部4120の払出制御I/Oポート4120bを介して、その論理がLOWとなってクリア端子に入力される。これにより、払出制御MPU4120aは、DタイプフリップフロップPIC22のラッチ状態を解除することができ、ラッチ状態をセットするまでの間、DタイプフリップフロップPIC22のプリセット端子であるPR端子に入力された論理を反転して出力端子である1Q端子から出力する状態とすることができ、その1Q端子からの信号を監視することができる。

#### 【0915】

ステップS504に続いて、ウェイトタイマ処理1を行い(ステップS506)、停電予告信号が入力されているか否かを判定する(ステップS508)。電源投入時から所定電圧となるまでの間では電圧がすぐに上がらない。一方、停電又は瞬停(電力の供給が一時停止する現象)となるときは電圧が下がり、停電予告電圧より小さくなると、停電監視回路4110bから停電予告として停電予告信号が入力される。電源投入時から所定電圧に上がるまでの間では同様に電圧が停電予告電圧より小さくなると停電監視回路4110bから停電予告信号が入力される。そこで、ステップS506のウェイトタイマ処理1

は、電源投入後、電圧が停電予告電圧より大きくなって安定するまで待つための処理であり、本実施形態では、待ち時間（ウェイトタイマ）として200ミリ秒（ms）が設定されている。ステップS508の判定でその停電予告信号が入力されているか否かの判定を行っている。この判定では、停電予告信号として、上述したDタイプフリップフロップPIC22の出力端子である1Q端子から出力されている信号に基づいて行う。

【0916】

ステップS508に続いて、DタイプフリップフロップPIC22のクリア端子であるCLR端子に停電クリア信号の出力を停止する（ステップS510）。この停電クリア信号の出力を停止することで、払出制御I/Oポート4120bを介して、その論理がHIとなってクリア端子であるCLR端子に入力される。これにより、払出制御MPU4120aは、DタイプフリップフロップPIC22をラッチ状態にセットすることができる。DタイプフリップフロップPIC22は、そのプリセット端子であるPR端子に論理がLOWとなって入力された状態をラッチすると、出力端子である1Q端子から停電予告信号を出力する。

10

【0917】

ステップS510に続いて、RAMクリアスイッチ4100eが操作されているか否かを判定する（ステップS512）。この判定は、主制御基板4100のRAMクリアスイッチ4100eが操作され、その操作信号（検出信号）が払出制御MPU4120aに入力されているか否かにより行う。検出信号が入力されているときにはRAMクリアスイッチ4100eが操作されていると判定し、一方、検出信号が入力されていないときにはRAMクリアスイッチ4100eが操作されていないと判定する。

20

【0918】

ステップS512でRAMクリアスイッチ4100eが操作されているときには、払出RAMクリア報知フラグHRC L - F L Gに値1をセットし（ステップS514）、一方、ステップS512でRAMクリアスイッチ4100eが操作されていないときには、払出RAMクリア報知フラグHRC L - F L Gに値0をセットする（ステップS516）。この払出RAMクリア報知フラグHRC L - F L Gは、払出制御MPU4120aに内蔵されたRAM（以下、「払出制御内蔵RAM」と記載する。）に記憶されている、例えば、各種フラグ、各種情報記憶領域に記憶されている各種情報等（例えば、賞球情報記憶領域に記憶されている、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等や、CR通信情報記憶領域に記憶されている、PRDY信号の論理の状態が設定されているPRDY信号出力設定情報等）の払い出しに関する払出情報を消去するか否かを示すフラグであり、払出情報を消去するとき値1、払出情報を消去しないとき値0にそれぞれ設定される。なお、ステップS514及びステップS516でセットされた払出RAMクリア報知フラグHRC L - F L Gは、払出制御MPU4120aの汎用記憶素子（汎用レジスタ）に記憶される。

30

【0919】

ステップS514又はステップS516に続いて、払出制御内蔵RAMへのアクセスを許可する設定を行う（ステップS518）。この設定により払出制御内蔵RAMへのアクセスができ、例えば払出情報の書き込み（記憶）又は読み出しを行うことができる。

40

【0920】

ステップS518に続いて、スタックポインタの設定を行う（ステップS520）。スタックポインタは、例えば、使用中の記憶素子（レジスタ）の内容を一時記憶するためにスタックに積んだアドレスを示したり、サブルーチンを終了して本ルーチンに復帰するときの本ルーチンの復帰アドレスを一時記憶するためにスタックに積んだアドレスを示したりするものであり、スタックが積まれるごとにスタックポインタが進む。ステップS520では、スタックポインタに初期アドレスをセットし、この初期アドレスから、レジスタの内容、復帰アドレス等をスタックに積んで行く。そして最後に積まれたスタックから最初に積まれたスタックまで、順に読み出すことによりスタックポインタが初期アドレスに戻る。

50



## 【0921】

ステップS520に続いて、払出RAMクリア報知フラグHRC L - F L Gが値0である否かを判定する（ステップS522）。上述したように、払出RAMクリア報知フラグHRC L - F L Gは、払出情報を消去するとき値1、払出情報を消去しないとき値0にそれぞれ設定される。

## 【0922】

ステップS522で払出RAMクリア報知フラグHRC L - F L Gが値0であるとき、つまり払出情報を消去しないときには、チェックサムの算出を行う（ステップS524）。このチェックサムは、払出制御内蔵RAMに記憶されている払出情報を数値とみなしてその合計を算出するものである。

10

## 【0923】

ステップS524に続いて、算出したチェックサムの値が後述する払出制御部電源断時処理（電源断時）において記憶されているチェックサムの値と一致しているか否かを判定する（ステップS526）。一致しているときには、払出バックアップフラグHBK - F L Gが値1であるか否かを判定する（ステップS528）。この払出バックアップフラグHBK - F L Gは、払出情報、チェックサムの値等の払出バックアップ情報を後述する払出制御部電源断時処理において払出制御内蔵RAMに記憶保持したか否かを示すフラグであり、払出制御部電源断時処理を正常に終了したとき値1、払出制御部電源断時処理を正常に終了していないとき値0にそれぞれ設定される。

## 【0924】

20

ステップS528で払出バックアップフラグHBK - F L Gが値1であるとき、つまり払出制御部電源断時処理を正常に終了したときには、復電時として払出制御内蔵RAMの作業領域を設定する（ステップS530）。この設定は、払出バックアップフラグHBK - F L Gに値0をセットするほかに、払出制御MPU4120aに内蔵されたROM（以下、「払出制御内蔵ROM」と記載する。）から復電時情報を読み出し、この復電時情報を払出制御内蔵RAMの作業領域にセットする。これにより、払出制御内蔵RAMに記憶されている上述した払出バックアップ情報である、各種フラグ、各種情報記憶領域に記憶されている各種情報等（例えば、賞球情報記憶領域に記憶されている、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等や、CR通信情報記憶領域に記憶されている、PRDY信号の論理の状態が設定されているPRDY信号出力設定情報、時間管理情報記憶領域に記憶されている不整合カウンタリセット判定時間等）の払い出しに関する払出情報に基づいて各種処理に使用する情報が設定される。なお、「復電」とは、電源を遮断した状態から電源を投入した状態のほかに、停電又は瞬停からその後の電力の復旧した状態も含める。

30

## 【0925】

一方、ステップS522で払出RAMクリア報知フラグHRC L - F L Gが値0でない（値1である）とき、つまり払出情報を消去するときには、又はステップS526でチェックサムの値が一致していないときには、又はステップS528で払出バックアップフラグHBK - F L Gが値1でない（値0である）とき、つまり払出制御部電源断時処理を正常に終了していないときには、払出制御内蔵RAMの全領域をクリアする（ステップS532）。これにより、払出制御内蔵RAMに記憶されている払出バックアップ情報がクリアされる。

40

## 【0926】

ステップS532に続いて、初期設定として払出制御内蔵RAMの作業領域を設定する（ステップS534）。この設定は、払出制御内蔵ROMから初期情報を読み出してこの初期情報を払出制御内蔵RAMの作業領域にセットする。

## 【0927】

ステップS530又はステップS534に続いて、割り込み初期設定を行う（ステップS536）。この設定は、後述する払出制御部タイマ割り込み処理が行われるときの割り込み周期を設定するものである。本実施形態では、1.75msに設定されている。

50

## 【0928】

ステップS536に続いて、割り込み許可設定を行う（ステップS538）。この設定によりステップS536で設定した割り込み周期、つまり1.75msごとに払出制御部タイマ割り込み処理が繰り返し行われる。

## 【0929】

ステップS538に続いて、停電予告信号が入力されているか否かを判定する（ステップS540）。上述したように、パチンコ遊技機1の電源を遮断したり、停電又は瞬停したりするときには、電圧が停電予告電圧以下となると、停電予告として停電予告信号が停電監視回路4110bから入力される。ステップS540の判定は、この停電予告信号に基づいて行う。

10

## 【0930】

ステップS540で停電予告信号の入力がないときには1.75ms経過フラグHT-FLAGが値1であるか否かを判定する（ステップS542）。この1.75ms経過フラグHT-FLAGは、後述する、1.75msごとに処理される払出制御部タイマ割り込み処理で1.75msを計時するフラグであり、1.75ms経過したとき値1、1.75ms経過していないとき値0にそれぞれ設定される。

## 【0931】

ステップS542で1.75ms経過フラグHT-FLAGが値0であるとき、つまり1.75ms経過していないときには、ステップS540に戻り、停電予告信号が入力されているか否かを判定する。

20

## 【0932】

一方、ステップS542で1.75ms経過フラグHT-FLAGが値1であるとき、つまり1.75ms経過したときには、1.75ms経過フラグHT-FLAGに値0をセットし（ステップS544）、外部ウォッチドックタイマ（外部WDT）4120cに外部WDTクリア信号を出力する（ONする、ステップS546）。この外部WDT4120cは、払出制御MPU4120aの動作（システム）を監視するものであり、外部WDTクリア信号がクリア信号解除時間に停止されないときには払出制御MPU4120a及び払出制御I/Oポート4120bにリセット信号を出力してリセットをかける（払出制御MPU4120aのシステムが暴走していないかを定期的に診断している）。

## 【0933】

30

ステップS546に続いて、ポート出力処理を行う（ステップS548）。このポート出力処理では、払出制御内蔵RAMの出力情報記憶領域から各種情報を読み出してこの各種情報に基づいて各種信号を払出制御I/Oポート4120bの出力端子から出力する。出力情報記憶領域には、例えば、主制御基板4100からの払い出しに関する各種コマンド（図117に示した、賞球コマンドやセルフチェックコマンド）を正常に受信した旨を伝える払主ACK情報、払出モータ744への駆動制御を行う駆動情報、払出モータ744が実際に遊技球を払い出した球数の賞球数情報、エラーLED表示器860cに表示するLED表示情報等の各種情報が記憶されており、この出力情報に基づいて払出制御I/Oポート4120bの出力端子から、主制御基板4100からの払い出しに関する各種コマンドを正常に受信したときには払主ACK信号を主制御基板4100に出力したり、払出モータ744に駆動信号を出力したり、払出モータ744が実際に遊技球を払い出した球数を賞球数情報信号として外部端子板784に出力したり（本実施形態では、払出モータ744が実際に10個の遊技球を払い出すごとに外部端子板784に賞球数情報信号を出力している。）、エラーLED表示器860cに表示信号を出力したりする。

40

## 【0934】

ステップS548に続いて、ポート入力処理を行う（ステップS550）。このポート入力処理では、払出制御I/Oポート4120bの入力端子に入力されている各種信号を読み取り、入力情報として払出制御内蔵RAMの入力情報記憶領域に記憶する。例えば、エラー解除スイッチ860aの操作信号、回転角スイッチ752からの検出信号、計数スイッチ751からの検出信号、満タンスイッチ550からの検出信号、CRユニット6か

50

らのBRQ信号、BRDY信号及びCR接続信号、後述するコマンド送信処理で送信した各種コマンドを主制御基板4100が正常に受信した旨を伝える主制御基板4100からの主払ACK信号等、をそれぞれ読み取り、入力情報として入力情報記憶領域に記憶する。

#### 【0935】

ステップS550に続いて、タイマ更新処理を行う(ステップS552)。このタイマ更新処理では、図70に示した払出回転体748による球がみ状態が生じているか否かの判定を行う際にその判定条件として設定されている球がみ判定時間、払出回転体748の定位置判定を行わない際に設定されているスキップ判定時間、図69に示した、賞球タンク720及びタンクレール731に貯留されている遊技球を排出する際に設定されている球抜き判定時間、図48に示したファールカバーユニット540の収容空間546が貯留された遊技球で満タンであるか否かの判定を行う際にその判定条件として設定されている満タン判定時間、球切れスイッチ750からの検出信号により賞球装置740の供給通路741aに取り込まれた遊技球の球数が所定数以上となっているか否かの判定を行う際にその判定条件として設定されている球切れ判定時間等の時間管理を行うほかに、払出回転体748の凹部748aに受け止められて払い出された遊技球の球数と、実際に計数スイッチ751で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを監視するための不整合カウンタINCCをリセットするかどうかの判定を行う際にその判定条件として設定されている不整合カウンタリセット判定時間の時間管理を行う。例えば、球がみ判定時間が5005msに設定されているときには、タイマ割り込み周期が1.75msに設定されているので、このタイマ更新処理を行うごとに球がみ判定時間を1.75msずつ減算し、その減算結果が値0になることで球がみ判定時間を正確に計っている。

#### 【0936】

本実施形態では、スキップ判定時間が22.75ms、球抜き判定時間が60060ms、満タン判定時間が504ms、球切れ判定時間が119ms、不整合カウンタリセット判定時間が7000s(約2時間)にそれぞれ設定されており、このタイマ更新処理を行うごとに球抜き判定時間、満タン判定時間、球切れ判定時間及び不整合カウンタリセット判定時間を1.75msずつ減算し、その減算結果が値0になることで球抜き判定時間、満タン判定時間、球切れ判定時間及び不整合カウンタリセット判定時間を正確に計っている。なお、これらの各種判定時間は、時間管理情報として払出制御内蔵RAMの時間管理情報記憶領域に記憶される。

#### 【0937】

ステップS552に続いて、CR通信処理を行う(ステップS554)。このCR通信処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて、CRユニット6からの各種信号(BRQ信号、BRDY信号及びCR接続信号)が入力されているか否かを判定する。CRユニット6からの各種信号に基づいて、払出制御MPU4120aは、CRユニット6と各種信号のやり取りを行う。ステップS530の払出制御内蔵RAMの作業領域を設定する処理において、上述したように、払出制御内蔵RAMに記憶されている払出バックアップ情報である、各種フラグ、各種情報記憶領域に記憶されている各種情報等(例えば、賞球情報記憶領域に記憶されている、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等や、CR通信情報記憶領域に記憶されている、PRDY信号の論理の状態が設定されているPRDY信号出力設定情報等)の払い出しに関する払出情報に基づいて各種処理に使用する情報が設定される。この処理によって、例えば、瞬停又は停電しても、復電時における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値を、払出バックアップ情報として記憶した、瞬停又は停電する直前における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値に復元することができる。これにより、賞球装置740による遊技球の払出動作を実行している際に、瞬停又は停電して払出動作を続行することができなくなっても、復電時に、その払出動作を続行す

ることができるため、過不足なく遊技球を上皿 3 0 1 や下皿 3 0 2 に払い出すことができる。換言すれば、払出制御 M P U 4 1 2 0 a は、C R 通信処理において、C R ユニット 6 と各種信号のやり取りを行いながら、遊技球を上皿 3 0 1 や下皿 3 0 2 に払い出している際に、瞬停又は停電して C R ユニット 6 と各種信号のやり取りが遮断され、遊技球の払い出しを続行することができなくなっても、復電時における、賞球ストック数 P B S、実球計数 P B、駆動指令数 D R V、不整合カウンタ I N C C 等の値が、払出バックアップ情報として記憶された、瞬停又は停電する直前における、賞球ストック数 P B S、実球計数 P B、駆動指令数 D R V、不整合カウンタ I N C C 等の値に復元されることによって、瞬停又は停電する直前における、パチンコ遊技機 1 (払出制御 M P U 4 1 2 0 a) と C R ユニット 6 とによる各種信号のやり取りを、復電時から継続することができるとともに、遊技球の払い出しを引き続き行うことができるようになっている。このように、パチンコ遊技機 1 (払出制御 M P U 4 1 2 0 a) と C R ユニット 6 とによる各種信号のやり取りは、瞬停又は停止しても、復電時に、瞬停又は停止する直前の状態に復元されるようになっており、瞬停又は停止による影響によってパチンコ遊技機 1 (払出制御 M P U 4 1 2 0 a) と C R ユニット 6 とによる各種信号が変化しないようになっている。したがって、パチンコ遊技機 1 (払出制御 M P U 4 1 2 0 a) と C R ユニット 6 とによる各種信号のやり取りの信頼性を高めることができる。また、C R 通信情報記憶領域に記憶される各種情報は、上述したように、払出バックアップ情報に含まれている。C R 通信処理では、復電時に、ステップ S 5 3 0 の払出制御内蔵 R A M の作業領域を設定する処理において設定された、払出制御内蔵 R A M に記憶されている C R 通信情報記憶領域から P R D Y 信号出力設定情報を読み出してこの読み出した P R D Y 信号出力設定情報が、例えば貸球を払い出すための払出動作が不可能である旨を伝える P R D Y 信号の論理の状態に設定されている場合には、その P R D Y 信号を払出制御 I / O ポート 4 1 2 0 b の出力端子から C R ユニット 6 へ出力する。そして、主要動作設定処理の一処理として行われる、例えばリトライ動作監視処理において、払出バックアップ情報に含まれている、払出制御内蔵 R A M に記憶されている賞球情報記憶領域の不整合カウンタ I N C C の値に基づいて、この不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さいか否かを判定し、不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さくないときには、リトライ動作が異常動作していると判断して、つまり賞球装置 7 4 0 による遊技球の払出動作が異常状態であると判断して、リトライエラーフラグ R T E R R - F L G に値 1 をセットし、払出球抜き判定設定処理において、C R ユニット 6 へのエラー状態の出力の設定として、例えば C R ユニット 6 と通信中でないときには貸球を払い出すための払出動作が不可能である旨を伝える P R D Y 信号の論理の状態 ( L O W ) を P R D Y 信号出力設定情報に設定して C R 通信情報記憶領域に記憶する。これにより、C R 通信処理では、復電時から次のタイマ割り込みで、この P R D Y 信号の論理の状態を、C R 通信情報記憶領域から読み出してその P R D Y 信号を払出制御 I / O ポート 4 1 2 0 b の出力端子から C R ユニット 6 へ出力する。このように、例えば、瞬停する直前において、賞球装置 7 4 0 による遊技球の払出動作が異常状態であった場合には、復電時に、その状態が復元されるため、復電してから極めて早い段階で、貸球を払い出すための払出動作が不可能である旨を伝える P R D Y 信号を払出制御 I / O ポート 4 1 2 0 b の出力端子から C R ユニット 6 へ出力することができ、C R ユニット 6 に賞球装置 7 4 0 による遊技球の払出動作が異常状態である旨を伝えることができる。これにより、復電時から極めて早い段階で、C R ユニット 6 からの無駄な貸球要求信号である B R D Y が出力されるのを防止することができる。また C R 通信処理では、ステップ S 5 5 0 のポート入力処理で、払出制御内蔵 R A M の入力情報記憶領域から C R 接続信号を読み出してこの C R 接続信号に基づいて、その論理が H I であるとき、つまりパチンコ遊技機 1 が電源投入されているときであって、払出制御基板 4 1 1 0 と C R ユニット 6 とが遊技球等貸出装置接続端子板 8 6 9 を介して電氣的に接続されているときには、貸球を払い出すための払出動作が可能である旨を伝えるために、P R D Y 信号の論理の状態を H I として払出制御 I / O ポート 4 1 2 0 b の出力端子から C R ユニット 6 へ出力する一方、その論理が L O W であるとき、つまりパチンコ遊技機 1 が電源投入されている

ときであって、払出制御基板 4 1 1 0 と C R ユニット 6 とが遊技球等貸出装置接続端子板 8 6 9 を介して電氣的に接続されていないときには、貸球を払い出すための払出動作が不可能である旨を伝えるために、P R D Y 信号の論理の状態を L O W として払出制御 I / O ポート 4 1 2 0 b の出力端子から C R ユニット 6 へ出力する。なお、1 回の払出動作を開始した旨又は終了した旨を伝える E X S 信号の論理の状態は、E X S 信号出力設定情報として払出制御内蔵 R A M の C R 通信情報記憶領域に記憶され、払出制御基板 4 1 1 0 と C R ユニット 6 とが電氣的に接続されているか否かを伝える C R 接続信号は、C R 接続情報として状態情報記憶領域に記憶されるようになっている。

#### 【0938】

ステップ S 5 5 4 に続いて、満タン及び球切れチェック処理を行う（ステップ S 5 5 6）。この満タン及び球切れチェック処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて、満タンスイッチ 5 5 0 からの検出信号により上述したファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンとなっているか否かを判定したり、球切れスイッチ 7 5 0 からの検出信号により上述した賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上となっているか否かを判定したりする。例えば、ファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンとなっているか否かの判定は、タイマ割り込み周期 1 . 7 5 m s を利用して、今回の満タン及び球切れチェック処理で満タンスイッチ 5 5 0 からの検出信号が O N、前回（1 . 7 5 m s 前）の満タン及び球切れチェック処理で満タンスイッチ 5 5 0 からの検出信号が O F F となったとき、つまり満タンスイッチ 5 5 0 からの検出信号が O F F から O N に遷移したときには、ステップ S 5 5 2 のタイマ更新処理で上述した満タン判定時間（5 0 4 m s）の計時を開始する。そしてタイマ更新処理で満タン判定時間が値 0 となったとき、つまり満タン判定時間となったときには、この満タン及び球切れチェック処理で満タンスイッチ 5 5 0 からの検出信号が O N であるか否かを判定する。この判定では、満タンスイッチ 5 5 0 からの検出信号が O N であるときには、ファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンであるとしてその旨を伝える満タン情報を上述した状態情報記憶領域に記憶する。一方、満タンスイッチ 5 5 0 からの検出信号が O F F であるときには、ファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンでないとしてその旨を伝える満タン情報を状態情報記憶領域に記憶する。

#### 【0939】

賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上となっているか否かの判定も、タイマ割り込み周期 1 . 7 5 m s を利用して、今回の満タン及び球切れチェック処理で球切れスイッチからの検出信号が O N、前回（1 . 7 5 m s 前）の満タン及び球切れチェック処理で球切れスイッチからの検出信号が O F F となったとき、つまり球切れスイッチ 7 5 0 からの検出信号が O F F から O N に遷移したときには、ステップ S 5 5 2 のタイマ更新処理で上述した球切れ判定時間（1 1 9 m s）の計時を開始する。そしてタイマ更新処理で球切れ判定時間が値 0 となったとき、つまり球切れ判定時間となったときには、この満タン及び球切れチェック処理で球切れスイッチ 7 5 0 からの検出信号が O N であるか否かを判定する。この判定では、球切れスイッチ 7 5 0 からの検出信号が O N であるときには、賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上であるとしてその旨を伝える球切れ情報を状態情報記憶領域に記憶する一方、球切れスイッチ 7 5 0 からの検出信号が O F F であるときには、賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上でないとしてその旨を伝える球切れ情報を状態情報記憶領域に記憶する。

#### 【0940】

ステップ S 5 5 6 に続いて、コマンド受信処理を行う（ステップ S 5 5 8）。このコマンド受信処理では、主制御基板 4 1 0 0 からの払い出しに関する各種コマンド（図 1 1 7 に示した、賞球コマンドやセルフチェックコマンド）を受信する。この各種コマンドを正常に受信したときには、その旨を伝える払主 A C K 情報を上述した出力情報記憶領域に記

憶する。一方、各種コマンドを正常に受信できなかったときには、主制御基板 4 1 0 0 と払出制御基板 4 1 1 0 との基板間の接続に異常が生じている（各種コマンド信号に異常が生じている）旨を伝える接続異常情報を上述した状態情報記憶領域に記憶する。

【0941】

ステップ S 5 5 8 に続いて、コマンド解析処理を行う（ステップ S 5 6 0）。このコマンド解析処理では、ステップ S 5 5 8 で受信したコマンドの解析を行い、その解析したコマンドを受信コマンド情報として払出制御内蔵 R A M の受信コマンド情報記憶領域に記憶する。

【0942】

ステップ S 5 6 0 に続いて、主要動作設定処理を行う（ステップ S 5 6 2）。この主要動作設定処理では、賞球、貸球、球抜き及び球がみ等の動作設定を行ったり、リトライ動作の判定を行ったり、未払い出しの球数（賞球ストック数）を監視したりする。

10

【0943】

ステップ S 5 6 2 に続いて、L E D 表示データ作成処理を行う（ステップ S 5 6 4）。この L E D 表示データ作成処理では、上述した状態情報記憶領域から各種情報を読み出し、払出制御基板 4 1 1 0 のエラー L E D 表示器 8 6 0 c に表示する表示データを作成して L E D 表示情報として上述した出力情報記憶領域に記憶する。例えば、状態情報記憶領域から上述した球切れ情報を読み出し、この球切れ情報に基づいて、賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上でないときには、対応する表示データ（本実施形態では、表示値 1（数字「1」））を作成して L E D 表示情報を出力情報記憶領域に記憶する。

20

【0944】

ステップ S 5 6 4 に続いて、コマンド送信処理を行う（ステップ S 5 6 6）。このコマンド送信処理では、上述した状態情報記憶領域から各種情報を読み出し、この各種情報に基づいて図 1 1 9 に示した状態表示に区分される各種コマンド（枠状態 1 コマンド、エラー解除ナビコマンド、及び枠状態 2 コマンド）を作成して主制御基板 4 1 0 0 に送信したりする。例えば、状態情報記憶領域から球切れ情報を読み出すと、この球切れ情報に基づいて、賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれた遊技球の球数が所定数以上でないときには、枠状態 1 コマンドを作成して主制御基板 4 1 0 0 に送信したりする。

【0945】

30

ステップ S 5 6 6 に続いて、外部ウォッチドックタイマ（外部 W D T）4 1 2 0 c に外部 W D T クリア信号の出力を停止する（O F F する、ステップ S 5 6 8）。これにより、外部 W D T 4 1 2 0 c をクリアし、払出制御 M P U 4 1 2 0 a 及び払出制御 I / O ポート 4 1 2 0 b にリセットがかからないようにする。また外部 W D T 4 1 2 0 c は、外部 W D T クリア信号の出力が停止されると、クリア信号解除時間の計時を開始する。

【0946】

ステップ S 5 6 8 に続いて、再びステップ S 5 4 0 に戻り、停電予告信号が入力されているか否かを判定し、この停電予告信号の入力がなければ、ステップ S 5 4 2 で 1 . 7 5 m s 経過フラグ H T - F L G が値 1 であるか否かを判定し、この 1 . 7 5 m s 経過フラグ H T - F L G が値 1 であるとき、つまり 1 . 7 5 m s 経過したときには、ステップ S 5 4 4 で 1 . 7 5 m s 経過フラグ H T - F L G に値 0 をセットし、ステップ S 5 4 6 で外部 W D T 4 1 2 0 c に外部 W D T クリア信号を出力（O N）し、ステップ S 5 4 8 でポート出力処理を行い、ステップ S 5 5 0 でポート入力処理を行い、ステップ S 5 5 2 でタイマ更新処理を行い、ステップ S 5 5 4 で C R 通信処理を行い、ステップ S 5 5 6 で満タン及び球切れチェック処理を行い、ステップ S 5 5 8 でコマンド受信処理を行い、ステップ S 5 6 0 でコマンド解析処理を行い、ステップ S 5 6 2 で主要動作設定処理を行い、ステップ S 5 6 4 で L E D 表示データ作成処理を行い、ステップ S 5 6 6 でコマンド送信処理を行い、ステップ S 5 6 8 で外部 W D T 4 1 2 0 c に外部 W D T クリア信号の出力を停止（O F F）し、ステップ S 5 4 0 ～ステップ S 5 6 8 を繰り返し行う。なお、このステップ S 5 4 0 ～ステップ S 5 6 8 の処理を「払出制御部メイン処理」という。

40

50

## 【0947】

主制御基板4100による遊技の進行に応じて払出制御部メイン処理の処理内容が異なってくる。このため、払出制御MPU4120aの処理に要する時間が変動することとなる。そこで、払出制御MPU4120aは、ステップS548のポート出力処理において、主制御基板4100からの払い出しに関する各種コマンドを正常に受信した旨を伝える払主ACK信号を、優先して主制御基板4100に出力している。これにより、払出制御MPU4120aは、変動する他の処理を十分に行えるよう、その処理時間を確保している。

## 【0948】

一方、ステップS540で停電予告信号の入力があったときには、割り込み禁止設定を行う(ステップS570)。この設定により後述する払出制御部タイマ割り込み処理が行われなくなり、払出制御内蔵RAMへの書き込みを防ぎ、上述した払出情報の書き換えを保護している。ステップS570に続いて、停電クリア信号を、払出制御I/Oポート4120bを介して、停電監視回路4110bのDタイプフリップフロップPIC22のクリア端子であるCLR端子に出力する(ステップS572)。これにより、停電クリア信号が出力されることによりDタイプフリップフロップPIC22はラッチ状態を解除することができる。ステップS572に続いて、払出モータ744への駆動信号の出力を停止する(ステップS574)。これにより、遊技球の払い出しを停止する。ステップS574に続いて、外部WDT4120cに外部WDTクリア信号を出力してその出力を停止する(ON/OFFする、ステップS576)。これにより、外部WDT4120cをクリアする。ステップS576に続いて、チェックサムの算出を行ってこの算出した値を記憶する(ステップS578)。このチェックサムは、ステップS524で算出したチェックサムの値及び払出バックアップフラグHBK-FLGの値の記憶領域を除く、払出制御内蔵RAMの作業領域の払出情報を数値とみなしてその合計を算出する。ステップS578に続いて、払出バックアップフラグHBK-FLGに値1をセットする(ステップS580)。これにより、払出バックアップ情報の記憶が完了する。ステップS580に続いて、払出制御内蔵RAMへのアクセスの禁止設定を行う(ステップS582)。この設定により払出制御内蔵RAMへのアクセスが禁止され書き込み及び読み出しができなくなり、払出制御内蔵RAMに記憶されている払出バックアップ情報が保護される。ステップS582に続いて、無限ループに入る。この無限ループでは、外部WDT4120cにクリア信号をON/OFFしない。このため、外部WDT4120cは、払出制御MPU4120a及び払出制御I/Oポート4120bにリセット信号を出力してリセットをかける。その後払出制御MPU4120aは、この払出制御部電源投入時処理を再び行う。なお、ステップS570～ステップS582の処理及び無限ループを「払出制御部電源断時処理」という。

## 【0949】

パチンコ遊技機1(払出制御MPU4120a)は、停電したとき又は瞬停したときにはリセットがかかり、その後の電力の復旧により払出制御部電源投入時処理を行う。

## 【0950】

なお、ステップS526では払出制御内蔵RAMに記憶されている払出バックアップ情報が正常なものであるか否かを検査し、続いてステップS528では払出制御部電源断時処理が正常に終了されたか否かを検査している。このように、払出制御内蔵RAMに記憶されている払出バックアップ情報を2重にチェックすることにより払出バックアップ情報が不正行為により記憶されたものであるか否かを検査している。

## 【0951】

## [14-2. 払出制御部タイマ割り込み処理]

次に、払出制御部タイマ割り込み処理について説明する。この払出制御部タイマ割り込み処理は、図124～図126に示した払出制御部電源投入時処理において設定された割り込み周期(本実施形態では、1.75ms)ごとに繰り返し行われる。

## 【0952】

払出制御部タイマ割り込み処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 2 7 に示すように、タイマ割り込みを禁止に設定してレジスタの切替（退避）を行う（ステップ S 5 9 0）。ここでは、上述した払出制御部メイン処理で使用していた汎用記憶素子（汎用レジスタ）から補助レジスタに切り替える。この補助レジスタを払出制御部タイマ割り込み処理で使用するにより汎用レジスタの値が上書きされなくなる。これにより、払出制御部メイン処理で使用していた汎用レジスタの内容の破壊を防いでいる。

【 0 9 5 3 】

ステップ S 5 9 0 に続いて、1 . 7 5 m s 経過フラグ H T - F L G に値 1 をセットする（ステップ S 5 9 2）。この 1 . 7 5 経過フラグ H T - F L G は、この払出制御部タイマ割り込み処理が行われるごとに、つまり 1 . 7 5 m s ごとに 1 . 7 5 m s を計時するフラグであり、1 . 7 5 m s 経過したとき値 1、1 . 7 5 m s 経過していないとき値 0 にそれぞれ設定される。ステップ S 5 9 2 に続いて、レジスタの切替（復帰）を行う（ステップ S 5 9 4）。この復帰は、払出制御部タイマ割り込み処理で使用していた補助レジスタから汎用記憶素子（汎用レジスタ）に切り替える。この汎用レジスタを払出制御部メイン処理で使用するにより補助レジスタの値が上書きされなくなる。これにより、払出制御部タイマ割り込み処理で使用していた補助レジスタの内容の破壊を防いでいる。ステップ S 5 9 4 に続いて、割り込み許可の設定を行い（ステップ S 5 9 6）、このルーチンを終了する。

【 0 9 5 4 】

[ 1 4 - 3 . 球抜きスイッチ操作判定処理 ]

次に、球抜きスイッチ操作判定処理について説明する。この球抜きスイッチ操作判定処理では、図 9 8 に示した球抜きスイッチ 8 6 0 b が操作されているか否かを判定する。

【 0 9 5 5 】

球抜きスイッチ操作判定処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 2 8 に示すように、球抜きスイッチ 8 6 0 b が操作されているか否かを判定する（ステップ S 6 0 0）。この判定は、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 0 のポート入力処理で球抜きスイッチ 8 6 0 b からの検出信号に基づいて行う。具体的には、その検出信号は入力情報として払出制御内蔵 R A M の入力情報記憶領域に記憶されている。ステップ S 6 0 0 では、この入力情報記憶領域から入力情報を読み出して球抜きスイッチ 8 6 0 b からの検出信号があるか否かの判定を行う。入力情報に球抜きスイッチ 8 6 0 b からの検出信号があるときには、球抜きスイッチ 8 6 0 b が操作されていると判定する。一方、入力情報に球抜きスイッチ 8 6 0 b からの検出信号がないときには、球抜きスイッチ 8 6 0 b が操作されていないと判定する。

【 0 9 5 6 】

ステップ S 6 0 0 で球抜きスイッチ 8 6 0 b が操作されているときには、球抜きフラグ R M V - F L G に値 1 をセットする（ステップ S 6 0 2）。この球抜きフラグ R M V - F L G は、図 6 9 に示した、賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出するか否かを示すフラグであり、遊技球を排出するとき値 1、遊技球を排出しないとき値 0 にそれぞれ設定される。

【 0 9 5 7 】

ステップ S 6 0 2 に続いて、上述した球抜き判定時間を有効に設定し（ステップ S 6 0 4）、このルーチンを終了する。この球抜き判定時間が有効になることによって、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 2 のタイマ更新処理で球抜き判定時間の減算が行われる。

【 0 9 5 8 】

一方、ステップ S 6 0 0 で球抜きスイッチ 8 6 0 b が操作されていないときには、そのままこのルーチンを終了する。なお、ステップ S 6 0 2 でセットされた球抜きフラグ R M V - F L G は、払出制御 M P U 4 1 2 0 a の汎用記憶素子（汎用レジスタ）に記憶される



。

【 0 9 5 9 】

[ 1 4 - 4 . 回転角スイッチ履歴作成処理 ]

次に、回転角スイッチ履歴作成処理について説明する。この回転角スイッチ履歴作成処理では、図 9 8 に示した回転角スイッチ 7 5 2 からの検出信号の履歴を作成する。

【 0 9 6 0 】

回転角スイッチ履歴作成処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 2 9 に示すように、払出制御内蔵 R A M から回転角スイッチ検出履歴情報 R S W - H I S T を読み出す (ステップ S 6 1 0 )。この回転角スイッチ検出履歴情報 R S W - H I S T は、1 バイト ( 8 ビット : 最上位ビット B 7、B 6、B 5、B 4、B 3、B 2、B 1、最下位ビット B 0、「B」はビットを表す。 ) の記憶容量を有しており、回転角スイッチ 7 5 2 からの検出信号の履歴を回転角スイッチ検出履歴情報 R S W - H I S T として払出制御内蔵 R A M の回転角スイッチ履歴情報記憶領域に記憶されている。ステップ S 6 1 0 では、この回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 R S W - H I S T を読み出している。

10

【 0 9 6 1 】

ステップ S 6 1 0 に続いて、回転角スイッチ 7 5 2 からの検出信号があるか否かを判定する (ステップ S 6 1 2 )。この判定は、図 1 2 6 に示した払出制御部電源投入時処理 (払出制御部メイン処理) におけるステップ S 5 5 0 のポート入力処理で回転角スイッチ 7 5 2 からの検出信号に基づいて行う。具体的には、その検出信号は入力情報として払出制御内蔵 R A M の入力情報記憶領域に記憶されている。ステップ S 6 1 2 では、この入力情報記憶領域から入力情報を読み出して回転角スイッチ 7 5 2 からの検出信号があるか否かの判定を行う。入力情報に回転角スイッチ 7 5 2 からの検出信号があるときには、図 7 0 に示した、払出回転体 7 4 8 の回転位置を把握する検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態であると判定する。一方、入力情報に回転角スイッチ 7 5 2 からの検出信号がないときには、検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態と判定する。

20

【 0 9 6 2 】

ステップ S 6 1 2 で検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態であるときには、回転角スイッチ検出履歴情報のシフト処理を行う (ステップ S 6 1 4 )。この回転角スイッチ検出履歴情報のシフト処理では、ステップ S 6 1 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T を、最上位ビット B 7 B 6、B 6 B 5、B 5 B 4、B 4 B 3、B 3 B 2、B 2 B 1、B 1 最下位ビット B 0 という具合に、最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトする。

30

【 0 9 6 3 】

ステップ S 6 1 4 に続いて、回転角スイッチ検出履歴情報 R S W - H I S T の最下位ビット B 0 に値 1 をセットし (ステップ S 6 1 6 )、このルーチンを終了する。

【 0 9 6 4 】

一方、ステップ S 6 1 2 で検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態であるときには、回転角スイッチ検出履歴情報のシフト処理を行う (ステップ S 6 1 8 )。この回転角スイッチ検出履歴情報のシフト処理では、ステップ S 6 1 4 の回転角スイッチ検出履歴情報のシフト処理と同一の処理を行い、ステップ S 6 1 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T を、最上位ビット B 7 B 6、B 6 B 5、B 5 B 4、B 4 B 3、B 3 B 2、B 2 B 1、B 1 最下位ビット B 0 という具合に、最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトする。

40

【 0 9 6 5 】

ステップ S 6 1 8 に続いて、回転角スイッチ検出履歴情報 R S W - H I S T の最下位ビット B 0 に値 0 をセットし (ステップ S 6 2 0 )、このルーチンを終了する。

50

## 【 0 9 6 6 】

このように、この回転角スイッチ履歴作成処理が行われるごとに、回転角スイッチ検出履歴情報 R S W - H I S T を最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトしたのち、検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態又は検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態に応じて最下位ビット B 0 に値 1 又は値 0 がセットされるため、回転角スイッチ 7 5 2 からの検出信号の履歴を作成することができる。

## 【 0 9 6 7 】

## [ 1 4 - 5 . スプロケット定位置判定スキップ処理 ]

次に、スプロケット定位置判定スキップ処理について説明する。このスプロケット定位置判定スキップ処理は、図 7 0 に示した払出回転体 7 4 8 が定位置にあるか否かの判定を、所定の条件が成立しているときにスキップする。なお、払出回転体 7 4 8 の定位置判定は、賞球装置 7 4 0 による遊技球の払い出しが終了した際に行われるようになっている。これにより、球がみが発生していない状態で払出モータ 7 4 4 の回転軸 7 4 4 a の回転を確実に開始することができる。

10

## 【 0 9 6 8 】

スプロケット定位置判定スキップ処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 3 0 に示すように、定位置判定スキップフラグ S K P - F L G が値 0 であるか否かを判定する (ステップ S 6 3 0 )。この定位置判定スキップフラグ S K P - F L G は、払出回転体 7 4 8 の定位置判定を行うか否かを示すフラグであり、払出回転体 7 4 8 の定位置判定を行わないとき (スキップするとき) 値 1、払出回転体 7 4 8 の定位置判定を行うとき (スキップしないとき) 値 0 にそれぞれ設定される。

20

## 【 0 9 6 9 】

ステップ S 6 3 0 で定位置判定スキップフラグ S K P - F L G が値 0 であるとき (スキップしないとき)、つまり払出回転体 7 4 8 の定位置判定を行うときには、払出制御内蔵 R A M の回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 R S W - H I S T を読み出し (ステップ S 6 3 2)、定位置判定値と一致しているか否かを判定する (ステップ S 6 3 4)。この定位置判定値は、払出内蔵 R O M に記憶されており、本実施形態では、「0 0 0 0 1 1 1 1 B (「B」はビットを表す。)」であり、上位 4 ビットの B 7 ~ B 4 が値 0、下位 4 ビットの B 3 ~ B 0 が値 1 となっている。ステップ S 6 3 4 の判定では、回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0 とが一致しているか否かの判定を行う。

30

## 【 0 9 7 0 】

ここで、回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 が値 1 となる場合は、4 回のタイマ割り込み周期で続けて、上述した、検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態であることを意味している。この 4 回のタイマ割り込み周期の発生では、図 9 8 に示した払出モータ 7 4 4 が 4 ステップ回転している。払出モータ 7 4 4 の回転は、図 7 0 に示した、第 1 ギア 7 4 5、第 2 ギア 7 4 6、第 3 ギア 7 4 7 を介して回転検出盤 7 4 9 の払出回転体 7 4 8 の回転となる。これらの第 1 ギア 7 4 5、第 2 ギア 7 4 6、第 3 ギア 7 4 7 には遊び (バックラッシュ) があるため、払出回転体 7 4 8 が時計方向又は反時計方向に回転することとなるものの、このバックラッシュによる払出回転体 7 4 8 の回転は、払出モータ 7 4 4 の約 2 ステップの回転に相当する程度となるように設計されているため、本実施形態では、払出回転体 7 4 8 の定位置判定を行う場合には、回転角スイッチ 7 5 2 からの検出信号の履歴、図 1 2 9 で示した回転角スイッチ履歴作成処理で回転角スイッチ検出履歴情報 R S W - H I S T を作成し、作成した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0、つまり最新の 4 回のタイマ割り込み周期の発生による回転角スイッチ 7 5 2 からの検出信号に基づいて行っている。これにより、4 回のタイマ割り込み周期では、払出モータ 7 4 4 が 4 ステップ回転しているため、バックラッシュによる払出回転体

40

50

748の回転より多く回転しており、バックラッシュによる払出回転体748の回転を吸収することができる。したがって、バックラッシュによる払出回転体748の定位置の誤検出を防ぐことができるため、払出回転体748の回転位置を払出モータ744の回転位置で正しく管理することができる。なお、本実施形態では、4回のタイマ割り込み周期は7ms(=1.75ms×4回)であり、バックラッシュ吸収時間として設定されている。

#### 【0971】

ステップS634で、ステップS632で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3~B0と定位置判定値の下位4ビットB3~B0とが一致しているときには、定位置判定スキップフラグSKP-FLGに値1をセットする(ステップS636)。これにより、払出回転体748の定位置判定を行わない(スキップする)ように設定することができる。なお、払出制御MPU4120aは、ステップS636における払出回転体748の回転位置を払出回転体748の定位置に設定する。

#### 【0972】

ステップS636に続いて、スキップ判定時間を有効に設定し(ステップS638)、このルーチンを終了する。ここで、図71に示したように、検出スリット749aは、払出回転体748の凹部748aと同じ数の3個であり、回転検出盤749の外周に等分(120度ごと)に形成されている。また、払出モータ744の回転は、上述したように、第1ギア745、第2ギア746、第3ギア747を介して回転検出盤749の払出回転体748の回転となる。本実施形態では、回転検出盤749(払出回転体748)の各検出スリット749a間(120度)の回転は、払出モータ744の18ステップの回転に相当するように設計されている。

#### 【0973】

払出制御MPU4120aは、払出回転体748の回転位置を払出モータ744のステップ数に基づいて管理している。具体的には、(1)検出スリット749aが回転角スイッチ752の光軸を遮断状態から非遮断状態に遷移し出す過渡状態(「エッジ検出状態」という。)と、(2)検出スリット749aが回転角スイッチ752の光軸を遮断状態から非遮断状態に遷移した状態(「定位置確定状態」という。)と、(3)検出スリット749aが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態(「定位置判定スキップ状態」という。)と、の3つの状態で管理している。(1)のエッジ検出状態では払出モータ744の1ステップの回転に相当し、(2)の定位置確定状態では払出モータ744の4ステップの回転に相当し、(3)の定位置判定スキップ状態では払出モータ744の13ステップの回転に相当し、計18ステップの回転で回転検出盤749の各検出スリット749a間(120度)の回転位置、つまり払出回転体748の回転位置を管理している。

#### 【0974】

(3)の定位置判定スキップ状態では、検出スリット749aが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態であるため、スキップ判定時間は、払出モータ744の13ステップ回転する時間が設定されている。上述したように、タイマ割り込み周期が1.75msに設定されているので、スキップ判定時間が22.75ms(=1.75ms×13ステップ)となる。

#### 【0975】

ステップS638でスキップ判定時間が有効になることによって、図126に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS552のタイマ更新処理でスキップ判定時間の減算が行われる。なお、払出制御MPU4120aは、スキップ判定時間を減算し、その減算結果が値0になると、定位置判定スキップフラグSKP-FLGに初期値0をセットする。

#### 【0976】

一方、ステップS630で定位置判定スキップフラグSKP-FLGが値0でない(値1である)とき(スキップするとき)、つまり払出回転体748の定位置判定を行わない

10

20

30

40

50

ときには、又はステップ S 6 3 4 で、ステップ S 6 3 2 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0 とが一致していないときには、そのままこのルーチンを終了する。なお、ステップ S 6 3 6 でセットされた定位置判定スキップフラグ S K P - F L G は、払出制御 M P U 4 1 2 0 a の汎用記憶素子（汎用レジスタ）に記憶される。

#### 【0977】

パチンコ島設備から供給された遊技球は、図 6 9 に示した、賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留され、図 7 0 に示した賞球装置 7 4 0 の供給通路 7 4 1 a に取り込まれ、賞球装置 7 4 0 に導かれる。遊技球は、互いにこすれ合って帯電すると、静電放電してノイズを発生する。このため、賞球装置 7 4 0 はノイズの影響を受けやすい環境下にある。図 7 0 に示した賞球装置 7 4 0 の回転角スイッチ基板 7 5 3 には、回転角スイッチ 7 5 2 が設けられており、この回転角スイッチ 7 5 2 からの検出信号は遊技球の静電放電によるノイズの影響を受けやすい。また、払出制御基板 4 1 1 0 と、図 7 0 に示した賞球装置 7 4 0 内の賞球ケース内基板 7 5 4 と、の基板間を接続する配線（ハーネス）も遊技球の静電放電によるノイズの影響を受けやすい。

#### 【0978】

そこで、本実施形態では、ノイズの影響による誤検出を抑制するために、上述した（3）の定位置判定スキップ状態、つまり検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態では、払出回転体 7 4 8 の定位置判定を行わないようにしている。これにより、払出回転体 7 4 8 の定位置判定の精度を高めている。なお、払出回転体 7 4 8 の定位置を検出するために必要な周期や期間は、上述したように、予め計算によって求めることができるため、スキップ判定時間を簡単に設定及び調整することができる。

#### 【0979】

#### [ 1 4 - 6 . 球がみ判定処理 ]

次に、球がみ判定処理について説明する。この球がみ判定処理は、図 7 0 に示した払出回転体 7 4 8 による球がみ状態が生じているか否かを判定する。

#### 【0980】

球がみ判定処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 3 1 に示すように、上述した払出制御内蔵 R A M の回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 R S W - H I S T を読み出す（ステップ S 6 4 0）。

#### 【0981】

ステップ S 6 4 0 に続いて、上述した回転角スイッチ 7 5 2 からの検出信号があるか否かを判定する（ステップ S 6 4 2）。この判定は、ステップ S 6 4 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T が定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出内蔵 R O M に記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位 4 ビットの B 7 ~ B 4 が値 0、下位 4 ビットの B 3 ~ B 0 が値 1 となっている。ステップ S 6 4 2 の判定では、回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0 とが一致しているか否かの判定を行う。

#### 【0982】

ステップ S 6 4 2 で、ステップ S 6 4 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0 とが一致しているときには、検出スリット 7 4 9 a が回転角スイッチ 7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態、つまり払出回転体 7 4 8 が回転している状態であり、球がみ状態が生じていないとして、そのままこのルーチンを終了する。

#### 【0983】

一方、ステップ S 6 4 2 で、ステップ S 6 4 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0

10

20

30

40

50

とが一致していないときには、球がみ中フラグ P B E - F L G に値 1 をセットする（ステップ S 6 4 4）。この球がみ中フラグ P B E - F L G は、払出回転体 7 4 8 による球がみ状態が生じているか否かを示すフラグであり、払出モータ 7 4 4 が球がみ動作を行っているとき値 1、球がみ動作を行っていないとき値 0 にそれぞれ設定される。

【 0 9 8 4 】

ステップ S 6 4 4 に続いて、球がみ判定時間を有効に設定し（ステップ S 6 4 6）、このルーチンを終了する。この球がみ判定時間が有効になることによって、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 2 のタイマ更新処理で球がみ判定時間の減算が行われる。

【 0 9 8 5 】

10

[ 1 4 - 7 . 各種賞球ストック数加算処理 ]

次に、各種賞球ストック数加算処理について説明する。この各種賞球ストック数加算処理には、賞球用賞球ストック数加算処理と貸球用賞球ストック数加算処理とがあり、賞球用賞球ストック数加算処理は主制御基板 4 1 0 0 からの後述する賞球コマンドに基づいて払い出す球数を加算する処理であり、貸球用賞球ストック数加算処理は C R ユニット 6 からの貸球要求信号に基づいて払い出す球数を加算する処理である。まず、賞球用賞球ストック数加算処理について説明し、続いて貸球用賞球ストック数加算処理について説明する。なお、本実施形態では、賞球用賞球ストック数加算処理が優先的に行われるように設定されており、この賞球用賞球ストック数加算処理で加算された賞球ストック数に応じた遊技球が図 7 0 に示した賞球装置 7 4 0 で払い出されたあと、貸球用賞球ストック数加算処理を行うように設定されている。

20

【 0 9 8 6 】

[ 1 4 - 7 - 1 . 賞球用賞球ストック数加算処理 ]

賞球用賞球ストック数加算処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 3 2 に示すように、賞球コマンドがあるか否かを判定する（ステップ S 6 5 0）。この判定は、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 6 0 のコマンド解析処理で解析したコマンドに基づいて行う。具体的には、その解析したコマンドは受信コマンド情報として払出制御内蔵 R A M の受信コマンド情報記憶領域に記憶されている。ステップ S 6 5 0 では、この受信コマンド情報記憶領域から受信コマンド情報を読み出して賞球コマンドであるか否かの判定を行う。

30

【 0 9 8 7 】

ステップ S 6 5 0 で受信コマンド情報が賞球コマンドでないときには、そのままこのルーチンを終了する一方、ステップ S 6 5 0 で受信コマンド情報が賞球コマンドであるときには、この賞球コマンドに対応する賞球数 P B V を、賞球数情報テーブルから読み出す（ステップ S 6 5 2）。この賞球数情報テーブルは、その詳細な説明は後述するが、賞球コマンドと賞球数 P B V とを対応付けて払出内蔵 R O M に予め記憶されている情報テーブルである。

【 0 9 8 8 】

40

ステップ S 6 5 2 に続いて、払出制御内蔵 R A M から賞球ストック数 P B S を読み出す（ステップ S 6 5 4）。この賞球ストック数 P B S は、賞球装置 7 4 0 で遊技球を未だ払い出していない数、つまり未払い出しの球数を表しており、本実施形態では、2 バイト（1 6 ビット）の記憶容量を有している。これにより、賞球ストック数 P B S は、0 ~ 値 3 2 7 6 7 個までの未払い出しの球数を記憶することができるようになっている。なお、賞球ストック数 P B S は、払出制御内蔵 R A M の賞球情報記憶領域に記憶されている。ステップ S 6 5 2 では、この賞球情報記憶領域から賞球ストック数 P B S を読み出している。

【 0 9 8 9 】

ステップ S 6 5 4 で読み出した賞球ストック数 P B S にステップ S 6 5 2 で読み出した賞球数 P B V を加算し（ステップ S 6 5 6）、このルーチンを終了する。なお、ステップ S 6 5 6 で加算したあと、ステップ S 6 5 0 で読み出した賞球コマンドを受信コマンド情

50

報記憶領域から消去する。

【0990】

[14-7-2. 貸球用賞球ストック数加算処理]

次に、貸球用賞球ストック数加算処理について説明する。この貸球用賞球ストック数加算処理が開始されると、払出制御基板4110における払出制御部4120の払出制御MPU4120aは、図133に示すように、貸球要求信号があるか否かを判定する（ステップS660）。この判定は、図126に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS550のポート入力処理でCRユニット6からの貸球要求信号に基づいて行う。具体的には、その貸球要求信号は入力情報として払出制御内蔵RAMの入力情報記憶領域に記憶されている。ステップS660では、この入力情報記憶領域から入力情報を読み出して貸球要求信号があるか否かの判定を行う。

10

【0991】

ステップS660で貸球要求信号がないときには、そのままこのルーチンを終了する一方、ステップS660で貸球要求信号があるときには、上述した払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS662）、この賞球ストック数PBSに貸球数RBVを加算し（ステップS664）、このルーチンを終了する。貸球数RBVは固定値であり、払出内蔵ROMに予め記憶されている。本実施形態では、貸球数RBVとして値25が設定されている。なお、ステップS664で加算したあと、ステップS660で読み出した貸球要求信号を入力情報記憶領域から消去する。また、本実施形態では、賞球を優先している（賞球と貸球とを区別して管理している）ため、貸球要求信号があるときであっても、貸球要求信号を保持し、賞球の払い出しの完了をもって貸球の払い出しを行う。したがって、本実施形態では、賞球ストック数PBSが値0になってから貸球の払い出しを行うようになっている。

20

【0992】

[14-8. スtock監視処理]

次に、ストック監視処理について説明する。このストック監視処理は、遊技者が遊技中に、図48に示したファールカバーユニット540の収容空間546が貯留された遊技球で満タンにした状態（ストックした状態）で遊技を続けていないか監視する処理である。

【0993】

ストック監視処理が開始されると、払出制御基板4110における払出制御部4120の払出制御MPU4120aは、図134に示すように、上述した払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS670）、読み出した賞球ストック数PBSが注意的しきい値TH以上であるか否かを判定する（ステップS672）。注意的しきい値THは、固定値であり、払出内蔵ROMに予め記憶されている。本実施形態では、注意的しきい値THとして値50が設定されている。

30

【0994】

ステップS672で賞球ストック数PBSが注意的しきい値TH以上であるときには、注意フラグCA-FLGに値1をセットし（ステップS674）、このルーチンを終了する。この注意フラグCA-FLGは、遊技者がファールカバーユニット540の収容空間546に遊技球のストックを開始し、遊技球の未払い出し数（上述した賞球ストック数）が注意的しきい値TH以上に達している旨を示すフラグであり、注意的しきい値TH以上に達しているとき値1、注意的しきい値TH以上に達していないとき値0にそれぞれ設定される。

40

【0995】

一方、ステップS672で賞球ストック数PBSが注意的しきい値TH未満であるときには、注意フラグCA-FLGに値0をセットし（ステップS676）、このルーチンを終了する。

【0996】

遊技状態が大当たりとなり、遊技者がリラックスして図100に示した液晶表示装置1900で繰り広げられる演出に見入ったりしていると、遊技者は、うっかりして1ラウンド

50

の間、賞球として払い出された遊技球を、図 19 に示した、下皿 302 から下皿球抜きボタン 354 を操作して抜かないことがある。この状態で遊技を続けると、下皿 302 が遊技球で満タンとなり、そしてファールカバーユニット 540 の収容空間 546 に遊技球が溜まり出す。ファールカバーユニット 540 の収容空間 546 が遊技球で満タンになると、上述したように、賞球ストック数 P B S の値が増加して注意的しきい値 T H 以上となり、注意演出として図 53 に示した扉枠 5 に設けた各種装飾基板の複数の L E D が点滅する。この点滅によって、例えばホールの店員に対して遊技者の遊技を注意する旨を伝えることができる。これにより、ホールの店員は遊技者に下皿 302 から遊技球を抜く旨を伝えることができ、遊技者は下皿 302 (ファールカバーユニット 540 の収容空間 546) に遊技球を満タンにした状態で遊技を継続することを防止することができる。

10

#### 【0997】

なお、本実施形態では、注意的しきい値 T H は、1 バイト (8 ビット) で表せる上限値 255 の約 5 分の 1 に相当する値 50 に設定されている。これにより、ホールの店員に対してできるだけ早い段階で遊技者の遊技に注意を促す旨を伝えることができるようになっている。

#### 【0998】

##### [14-9. 払出球抜き判定設定処理]

次に、払出球抜き判定設定処理について説明する。この払出球抜き判定設定処理は、図 70 に示した払出モータ 744 で遊技球を、図 19 に示した、上皿 301 や下皿 302 に払い出すか、図 69 に示した、賞球タンク 720 及びタンクレール 731 に貯留されている遊技球をパチンコ遊技機 1 から排出するか、球がみ動作を行うか、又はこのような払い出しや排出等を行わないか、いずれかに設定する処理である。

20

#### 【0999】

払出球抜き判定設定処理が開始されると、払出制御基板 4110 における払出制御部 4120 の払出制御 M P U 4120 a は、図 135 に示すように、上述した払出制御内蔵 R A M の回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 R S W - H I S T を読み出す (ステップ S 680)。

#### 【1000】

ステップ S 680 に続いて、図 70 に示した回転角スイッチ 752 からの検出信号があるか否かを判定する (ステップ S 682)。この判定は、ステップ S 680 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T が定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出内蔵 R O M に記憶されており、本実施形態では、「00001111B (「B」はビットを表す。)」であり、上位 4 ビットの B7 ~ B4 が値 0、下位 4 ビットの B3 ~ B0 が値 1 となっている。ステップ S 682 の判定では、回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致しているか否かの判定を行う。

30

#### 【1001】

ステップ S 682 で、ステップ S 680 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致しているときには、リトライエラーフラグ R T E R R - F L G が値 1 であるか否かを判定する (ステップ S 684)。このリトライエラーフラグ R T E R R - F L G は、後述するリトライ動作が異常動作しているか否かを示すフラグであり、リトライ動作が異常動作しているとき値 1、リトライ動作が異常動作していないとき (リトライ動作が正常動作している) とき値 0 にそれぞれ設定される。

40

#### 【1002】

ステップ S 682 で、ステップ S 680 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致していないときには、又は、ステップ S 684 で、リトライエラーフラグ R T E R R - F L G が値 1 でない (値 0 である) とき、つまりリトライ動作が異常動作していないときには、球がみ中フラグ P B E - F L G が値 1 であるか否かを判定する (ステップ S 686

50

）。この球がみ中フラグ P B E - F L G は、払出回転体 7 4 8 による球がみ状態が生じているか否かを示すフラグであり、払出モータ 7 4 4 が球がみ動作を行っているとき値 1、球がみ動作を行っていないとき値 0 にそれぞれ設定される。

【 1 0 0 3 】

ステップ S 6 8 6 で球がみ中フラグ P E B - F L G が値 1 でない（値 0 である）とき、つまり球がみ動作を行っていないときには、上述した払出制御内蔵 R A M の賞球情報記憶領域から賞球ストック数 P B S を読み出し（ステップ S 6 8 8 ）、読み出した賞球ストック数 P B S が値 0 より大きいと判定する（ステップ S 6 9 0 ）。この判定は、払出モータ 7 4 4 による遊技球の払い出しにおいて未払い出しの球数があるか否かを判定している。

10

【 1 0 0 4 】

ステップ S 6 9 0 で賞球ストック数 P B S が値 0 より大きいとき、つまり未払い出しの球数があるときには、図 4 8 に示したファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンであるか否かを判定する（ステップ S 6 9 2 ）。この判定は、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 6 の満タン及び球切れチェック処理で記憶された満タン情報に基づいて行う。具体的には、満タン情報は上述した払出制御内蔵 R A M の状態情報記憶領域に記憶されている。ステップ S 6 9 2 では、この状態情報記憶領域から満タン情報を読み出してファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンであるか否かを判定する。

20

【 1 0 0 5 】

ステップ S 6 9 2 でファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンでないときには、後述する払出設定処理を行い（ステップ S 6 9 4 ）、このルーチンを終了する。この払出設定処理では、上皿 3 0 1 や下皿 3 0 2 に遊技球を払い出す払出動作を行う。

【 1 0 0 6 】

一方、ステップ S 6 9 2 でファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンであるときには、そのままこのルーチンを終了する。本実施形態のパチンコ遊技機 1 では、ファールカバーユニット 5 4 0 の収容空間 5 4 6 が貯留された遊技球で満タンになると、払出モータ 7 4 4 を強制停止する。この払出モータ 7 4 4 が強制停止中に賞球が発生すると、払出モータ 7 4 4 による未払い出しの球数が増え、図 1 3 2 に示した賞球用賞球ストック数加算処理によって賞球ストック数 P B S が加算されて増加することとなる。

30

【 1 0 0 7 】

一方、ステップ S 6 9 0 で賞球ストック数 P B S が値 0 より大きくない（値 0 である）とき、つまり未払い出しの球数がないときには、球抜きフラグ R M V - F L G が値 1 であるか否かを判定する（ステップ S 6 9 6 ）。この球抜きフラグ R M V - F L G は、賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出するか否かを示すフラグであり、遊技球を排出するとき値 1、遊技球を排出しないとき値 0 にそれぞれ設定される。ステップ S 6 9 6 の判定は、図 1 2 8 に示した球抜きスイッチ操作判定処理におけるステップ S 6 0 0 の判定結果に基づいて行う。つまり、図 9 8 に示した球抜きスイッチ 8 6 0 b からの操作信号（検出信号）が入力されると、球抜きスイッチ操作判定処理におけるステップ S 6 0 2 で球抜きフラグ R M V - F L G に値 1 をセットする。

40

【 1 0 0 8 】

ステップ S 6 9 6 で球抜きフラグ R M V - F L G が値 1 であるとき、つまり賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出するときには、後述する球抜き設定処理を行い（ステップ S 6 9 8 ）、このルーチンを終了する。この球抜き設定処理では、賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出する球抜き動作を行う。

【 1 0 0 9 】

50



このように、電源投入後に球抜きスイッチ 8 6 0 b を操作すると、この払出球抜き判定設定処理のステップ S 6 9 8 で球抜き設定処理を行うこととなり、賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出することができるようになっている。この排出を終了すると、球抜きフラグ R M V - F L G に値 0 をセットする。

【 1 0 1 0 】

一方、ステップ S 6 9 6 で球抜きフラグ R M V - F L G が値 1 でない（値 0 である）とき、つまり賞球タンク 7 2 0 及びタンクレール 7 3 1 に貯留されている遊技球を排出しないときには、そのままこのルーチンを終了する。これにより、遊技球の払い出しや排出を行わない。

【 1 0 1 1 】

一方、ステップ S 6 8 6 で球がみ中フラグ P B E - F L G が値 1、つまり球がみ動作を行っているときには、後述する球がみ動作設定処理を行い（ステップ S 7 0 0）、このルーチンを終了する。この球がみ動作設定処理では、賞球装置 7 4 0 の払出回転体 7 4 8 による球がみ状態を解消する球がみ動作を行う。

【 1 0 1 2 】

一方、ステップ S 6 8 4 で、リトライエラーフラグ R T E R R - F L G が値 1 であるとき、つまりリトライ動作が異常動作しているときには、払出モータ 7 4 4 への駆動信号の出力停止（停止）を設定する（ステップ S 7 0 2）。この設定では、払出モータ 7 4 4 に駆動信号を停止する駆動情報を設定して上述した払出制御内蔵 R A M の出力情報記憶領域に記憶する。

【 1 0 1 3 】

ステップ S 7 0 2 に続いて、C R ユニット 6 へのエラー状態の出力を設定し（ステップ S 7 0 4）、このルーチンを終了する。ステップ S 7 0 4 では、現在、球貸しができない状態となっている旨を C R ユニット 6 に伝えるために、払出制御 M P U 4 1 2 0 a は、C R ユニット 6 と通信中でないとき（C R ユニット 6 からの B R D Y の論理が L O W、つまり立ち下がって保持されているとき）には P R D Y 信号の論理を L O W、つまり立ち下げた状態を保持し、P R D Y 信号の論理の状態を P R D Y 信号出力設定情報に設定して C R 通信情報記憶領域に記憶する。これにより、図 1 2 6 の払出制御部電源投入時処理の払出制御部メイン処理におけるステップ S 5 5 4 の C R 通信処理で、払出制御内蔵 R A M に記憶されている C R 通信情報記憶領域から P R D Y 信号出力設定情報を読み出してこの読み出した P R D Y 信号出力設定情報、つまり論理が L O W である P R D Y 信号を、払出制御部 4 1 2 0 の払出制御 I / O ポート 4 1 2 0 b から遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に出力する。一方、C R ユニット 6 と通信中であるとき（C R ユニット 6 からの B R D Y の論理が H I、つまり立ち上がって保持されているとき）には E X S 信号の論理の状態を維持し、E X S 信号の論理の状態を E X S 信号出力設定情報に設定して C R 通信情報記憶領域に記憶する。これにより、図 1 2 6 の払出制御部電源投入時処理の払出制御部メイン処理におけるステップ S 5 5 4 の C R 通信処理で、払出制御内蔵 R A M に記憶されている C R 通信情報記憶領域から E X S 信号出力設定情報を読み出してこの読み出した E X S 信号出力設定情報、つまり論理が維持された E X S 信号を、払出制御 I / O ポート 4 1 2 0 b から遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に出力する。なお、「E X S 信号の論理の状態を維持」とは、E X S 信号の論理が L O W である（E X S 信号が立ち下がって保持されている）ときにはその論理 L O W を維持し、E X S 信号の論理が H I である（E X S 信号が立ち上がっている保持されている）ときにはその論理 H I を維持することである。

【 1 0 1 4 】

[ 1 4 - 9 - 1 . 払出設定処理 ]

次に、払出設定処理について説明する。この払出設定処理では、図 7 0 に示した払出モータ 7 4 4 を駆動して遊技球を払い出す設定を行う処理である。

【 1 0 1 5 】

払出設定処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払

10

20

30

40

50

出制御 MPU 4120a は、図 136 に示すように、払出制御内蔵 RAM から駆動指令数 DRV を読み出す（ステップ S710）。この駆動指令数 DRV は、払出モータ 744 で払い出す遊技球の球数を指令するものであり、賞球ストック数 PBS と同値である。なお、駆動指令数 DRV は、払出制御内蔵 RAM の賞球情報記憶領域に記憶されている。ステップ S710 では、この賞球情報記憶領域から駆動指令数 DRV を読み出している。

【1016】

ステップ S710 に続いて、駆動指令数 DRV が値 0 であるか否かを判定する（ステップ S712）。この判定は、払出モータ 744 で払い出す遊技球の球数が残っているか否かを駆動指令数 DRV に基づいて判定する。

【1017】

ステップ S712 で駆動指令数 DRV が値 0 であるとき、つまり払出モータ 744 で払い出す遊技球の球数がゼロ個であるときには、払出モータ 744 への駆動信号の出力停止（停止）を設定する（ステップ S714）。この設定では、払出モータ 744 に駆動信号を停止する駆動情報を設定して上述した払出制御内蔵 RAM の出力情報記憶領域に記憶する。

【1018】

ステップ S714 に続いて、払出制御内蔵 RAM の賞球情報記憶領域から賞球ストック数 PBS を読み出し（ステップ S716）、実球計数 PB を読み出す（ステップ S718）。この実球計数 PB は、払出モータ 744 が実際に払い出した遊技球の球数をカウントしたものである。このカウントは、その詳細な説明は後述するが、図 126 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S550 のポート入力処理で図 70 に示した計数スイッチ 751 からの検出信号に基づいて行う。なお、実球計数 PB は、払出制御内蔵 RAM の賞球情報記憶領域に記憶されている。ステップ S718 では、この賞球情報記憶領域から実球計数 PB を読み出している。

【1019】

ステップ S718 に続いて、ステップ S716 で読み出した賞球ストック数 PBS からステップ S718 で読み出した実球計数 PB を引いた値を、賞球ストック数 PBS 及び駆動指令数 DRV にセットし（ステップ S720）、実球計数 PB に値 0 をセットし（ステップ S722）、このルーチンを終了する。なお、駆動指令数 DRV 及び実球計数 PB が値 0 であるときには、ステップ S722 では、ステップ S716 で読み出した賞球ストック数 PBS の値がそのまま駆動指令数 DRV にセットされる。

【1020】

一方、ステップ S712 で駆動指令数 DRV が値 0 でないとき、つまり払出モータ 744 で払い出す遊技球の球数があるときには、払出モータ 744 への駆動信号の出力を設定する。（ステップ S724）。この設定では、払出モータ 744 に駆動信号を停止する駆動情報を設定して払出制御内蔵 RAM の出力情報記憶領域に記憶する。

【1021】

ステップ S724 に続いて、駆動指令数 DRV から値 1 だけ引き（デクリメントし、ステップ S726）、計数スイッチ 751 からの検出信号があるか否かを判定する（ステップ S728）。この判定は、図 126 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S550 のポート入力処理で計数スイッチ 751 からの検出信号に基づいて行う。具体的には、その検出信号は入力情報として払出制御内蔵 RAM の入力情報記憶領域に記憶されている。ステップ S728 では、この入力情報記憶領域から入力情報を読み出して計数スイッチ 751 からの検出信号があるか否かの判定を行う。

【1022】

ステップ S728 で計数スイッチ 751 からの検出信号があるときには、実球計数 PB に値 1 だけ足し（インクリメントし、ステップ S730）、このルーチンを終了する。ステップ S730 で実球計数 PB をインクリメントすることで実球計数 PB をカウントアップすることとなる。

【1023】

10

20

30

40

50

一方、ステップS 7 2 8で計数スイッチ7 5 1からの検出信号がないときには、そのままこのルーチンを終了する。このように、払出制御M P U 4 1 2 0 aは、ステップS 7 2 6で駆動指令数D R Vをデクリメントする場合であって、ステップS 7 2 8の判定で計数スイッチ7 5 1からの検出信号がないとき、つまり実球計数P Bにインクリメントしない場合には、図7 1に示した払出回転体7 4 8の凹部7 4 8 aに遊技球が受け止められていなかったために遊技球を1球が払い出すことができなかつたと判断する。そこで、払出制御M P U 4 1 2 0 aは、その払い出されるはずの1球をもう一度払い出すために、上述したステップS 7 2 0で、賞球ストック数P B Sから実球計数P Bを引いた値を駆動指令数D R Vにセットする。これにより、ステップS 7 2 8の判定で計数スイッチ7 5 1からの検出信号がないとき、つまり実球計数P Bにインクリメントしないときには、その払い出されるはずの1球である値1を賞球ストック数P B Sに含めることができ、換言すれば、その払い出されるはずの1球である値1を賞球ストック数P B Sにまるめ込むことができるため、その払い出されるはずの1球を再び払い出すリトライ動作を行うことができる。このリトライ動作を行うことによって、遊技者への遊技球の未払い出しが生ずるおそれを極めて小さくすることができ、遊技球の未払い出しによる遊技者の不利益を防止することができる。

10

#### 【1 0 2 4】

##### [ 1 4 - 9 - 2 . 球抜き設定処理 ]

次に、球抜き設定処理について説明する。この球抜き設定処理では、図7 0に示した払出モータ7 4 4を駆動して、図6 9に示した、賞球タンク7 2 0及びタンクレール7 3 1に貯留されている遊技球を排出する球抜き動作を行う処理である。

20

#### 【1 0 2 5】

球抜き設定処理が開始されると、払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aは、図1 3 7に示すように、球抜き判定時間が経過したか否かを判定する(ステップS 7 4 0)。この判定は、図1 2 6に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS 5 5 2のタイマ更新処理で更新された球抜き判定時間に基づいて行う。具体的には、その球抜き判定時間は、時間管理情報として上述した払出制御内蔵R A Mの時間管理情報記憶領域に記憶されている。ステップS 7 4 0では、この時間管理情報記憶領域から時間管理情報を読み出して球抜き判定時間が経過したか否かを判定する。なお、球抜き判定時間中には払出モータ7 4 4は、球抜き動作を行う。この球抜き動作は、賞球タンク7 2 0及びタンクレール7 3 1に貯留されている遊技球を排出する。

30

#### 【1 0 2 6】

ステップS 7 4 0で球抜き判定時間が経過していないときには、球抜き動作を行うよう払出モータ7 4 4への駆動信号の出力を設定し(ステップS 7 4 2)、このルーチンを終了する。この設定では、払出モータ7 4 4に駆動信号を出力する駆動情報を設定して上述した払出制御内蔵R A Mの出力情報記憶領域に記憶する。

#### 【1 0 2 7】

一方、ステップS 7 4 0で球抜き判定時間が経過したときには、球抜き動作を終了するよう払出モータ7 4 4への駆動信号の停止を設定する(ステップS 7 4 4)。この設定では、払出モータ7 4 4に駆動信号を停止する駆動情報を設定して払出制御内蔵R A Mの出力情報記憶領域に記憶する。

40

#### 【1 0 2 8】

ステップS 7 4 4に続いて、球抜きフラグR M V - F L Gに値0をセットし(ステップS 7 4 6)、このルーチンを終了する。この球抜きフラグR M V - F L Gは、上述したように、賞球タンク7 2 0及びタンクレール7 3 1に貯留されている遊技球を排出するか否かを示すフラグであり、遊技球を排出するとき値1、遊技球を排出しないとき値0にそれぞれ設定される。

#### 【1 0 2 9】

##### [ 1 4 - 9 - 3 . 球がみ動作設定処理 ]

50

次に、球がみ動作設定処理について説明する。この球がみ動作設定処理では、図 70 に示した賞球装置 740 の払出回転体 748 による球がみ状態を解消する設定を行う処理である。

#### 【1030】

球がみ動作設定処理が開始されると、払出制御基板 4110 における払出制御部 4120 の払出制御 MPU 4120a は、図 138 に示すように、球がみ判定時間が経過したか否かを判定する（ステップ S750）。この判定は、図 126 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S552 のタイマ更新処理で減算された球がみ判定時間に基づいて行う。具体的には、その球がみ判定時間は、時間管理情報として上述した払出制御内蔵 RAM の時間管理情報記憶領域に記憶されている。ステップ S750 では、この時間管理情報記憶領域から時間管理情報を読み出して球がみ判定時間が経過したか否かを判定する。

10

#### 【1031】

ステップ S750 で球がみ判定時間が経過していないときには、上述した払出制御内蔵 RAM の回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 RSW - HIST を読み出す（ステップ S752）。

#### 【1032】

ステップ S752 に続いて、上述した回転角スイッチ 752 からの検出信号があるか否かを判定する（ステップ S754）。この判定は、ステップ S752 で読み出した回転角スイッチ検出履歴情報 RSW - HIST が定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出内蔵 ROM に記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位 4 ビットの B7 ~ B4 が値 0、下位 4 ビットの B3 ~ B0 が値 1 となっている。ステップ S754 の判定では、回転角スイッチ検出履歴情報 RSW - HIST の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致しているか否かの判定を行う。

20

#### 【1033】

ステップ S754 で、ステップ S752 で読み出した回転角スイッチ検出履歴情報 RSW - HIST の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致していないときには、球がみ動作を行うよう払出モータ 744 への駆動信号の出力を設定し（ステップ S756）、このルーチンを終了する。この設定では、払出モータ 744 に駆動信号を出力する駆動情報を設定して上述した払出制御内蔵 RAM の出力情報記憶領域に記憶する。

30

#### 【1034】

一方、ステップ S754 で、ステップ S752 で読み出した回転角スイッチ検出履歴情報 RSW - HIST の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致しているときには、払出モータ 744 への駆動信号の停止を設定する（ステップ S758）。この設定では、払出モータ 744 に駆動信号を停止する駆動情報を設定して払出制御内蔵 RAM の出力情報記憶領域に記憶する。

#### 【1035】

ステップ S758 に続いて、球がみ動作の終了として球がみ中フラグ PBE - FLG に値 0 をセットし（ステップ S760）、このルーチンを終了する。この球がみ中フラグ PBE - FLG は、払出回転体 748 による球がみ状態が生じているか否かを示すフラグであり、払出モータ 744 が球がみ動作を行っているとき値 1、球がみ動作を行っていないとき（球がみ動作の終了）値 0 にそれぞれ設定される。

40

#### 【1036】

一方、ステップ S750 で球がみ判定時間が経過したときには、払出モータ 744 への駆動信号の停止を設定する（ステップ S762）。この設定では、払出モータ 744 に駆動信号を停止する駆動情報を設定して払出制御内蔵 RAM の出力情報記憶領域に記憶する。

#### 【1037】

50

ステップS 7 6 2に続いて、C Rユニット6へのエラー状態の出力を設定する(ステップS 7 6 4)。ここでは、現在、球貸しができない状態となっている旨をC Rユニット6に伝えるために、払出制御M P U 4 1 2 0 aは、C Rユニット6と通信中でないとき(C Rユニット6からのB R D Yの論理がL O W、つまり立ち下がって保持されているとき)にはP R D Y信号の論理をL O W、つまり立ち下げた状態を保持し、P R D Y信号の論理の状態をP R D Y信号出力設定情報に設定してC R通信情報記憶領域に記憶する。これにより、図1 2 6の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS 5 5 4のC R通信処理で、払出制御内蔵R A Mに記憶されているC R通信情報記憶領域からP R D Y信号出力設定情報を読み出してこの読み出したP R D Y信号出力設定情報、つまり論理がL O WであるP R D Y信号を、払出制御部4 1 2 0の払出制御I / Oポート4 1 2 0 bから遊技球等貸出装置接続端子板8 6 9を介してC Rユニット6に出力する。一方、C Rユニット6と通信中であるとき(C Rユニット6からのB R D Yの論理がH I、つまり立ち上がって保持されているとき)にはE X S信号の論理の状態を維持し、E X S信号の論理の状態をE X S信号出力設定情報に設定してC R通信情報記憶領域に記憶する。これにより、図1 2 6の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS 5 5 4のC R通信処理で、払出制御内蔵R A Mに記憶されているC R通信情報記憶領域からE X S信号出力設定情報を読み出してこの読み出したE X S信号出力設定情報、つまり論理が維持されたE X S信号を、払出制御I / Oポート4 1 2 0 bから遊技球等貸出装置接続端子板8 6 9を介してC Rユニット6に出力する。なお、「E X S信号の論理の状態を維持」とは、上述したように、E X S信号の論理がL O Wである(E X S信号が立ち下がって保持されている)ときにはその論理L O Wを維持し、E X S信号の論理がH Iである(E X S信号が立ち上がっている保持されている)ときにはその論理H Iを維持することである。

10

20

30

40

50

#### 【1 0 3 8】

ステップS 7 6 4に続いて、球がみ動作の終了として球がみ中フラグP B E - F L Gに値0をセットし(ステップS 7 6 6)、このルーチンを終了する。

#### 【1 0 3 9】

#### [ 1 4 - 1 0 . リトライ動作監視処理 ]

次に、リトライ動作監視処理について説明する。このリトライ動作監視処理では、払い出されるはずの遊技球を再び払い出すリトライ動作が正常に行われているか否かを監視する処理である。

#### 【1 0 4 0】

リトライ動作監視処理が開始されると、払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aは、図1 3 9に示すように、上述した払出制御内蔵R A Mの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報R S W - H I S Tを読み出す(ステップS 7 7 0)。

#### 【1 0 4 1】

ステップS 7 7 0に続いて、上述した回転角スイッチ7 5 2からの検出信号があるか否かを判定する(ステップS 7 7 2)。この判定は、ステップS 7 7 0で読み出した回転角スイッチ検出履歴情報R S W - H I S Tが定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出制御内蔵R O Mに記憶されており、本実施形態では、「0 0 0 0 1 1 1 1 B(「B」はビットを表す。)」であり、上位4ビットのB 7 ~ B 4が値0、下位4ビットのB 3 ~ B 0が値1となっている。ステップS 7 7 2の判定では、回転角スイッチ検出履歴情報R S W - H I S Tの下位4ビットB 3 ~ B 0と定位置判定値の下位4ビットB 3 ~ B 0とが一致しているか否かの判定を行う。

#### 【1 0 4 2】

ステップS 7 7 2で、ステップS 7 7 0で読み出した回転角スイッチ検出履歴情報R S W - H I S Tの下位4ビットB 3 ~ B 0と定位置判定値の下位4ビットB 3 ~ B 0とが一致しているときには、不整合カウンタI N C Cに値1だけ足す(インクリメントする、ステップS 7 7 4)。この不整合カウンタI N C Cは、図7 1に示した、払出回転体7 4 8

の凹部 748a に受け止められて払い出された遊技球の球数と、計数スイッチ 751 で検出された球数と、の差を算出するためのカウンタであり、通常、払出回転体 748 の凹部 748a に受け止められて払い出された遊技球の球数と、計数スイッチ 751 で検出された球数と、が一致しているため、値 0 となる。払出制御 MPU 4120a は、図 136 に示した払出設置処理において、リトライ動作を行うため、このリトライ動作によって、払出回転体 748 の凹部 748a に受け止められて払い出された遊技球の球数と、実際に計数スイッチ 751 で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを不整合カウンタ INCC で監視して判断している。なお、不整合カウンタ INCC は、払出制御内蔵 RAM の賞球情報記憶領域に記憶されている。ステップ S774 では、この賞球情報記憶領域に記憶されている不整合カウンタ INCC をインクリメントしている。

10

#### 【1043】

ステップ S774 に続いて、又はステップ S772 で、ステップ S770 で読み出した回転角スイッチ検出履歴情報 RSW-HIST の下位 4 ビット B3 ~ B0 と定位置判定値の下位 4 ビット B3 ~ B0 とが一致していないときには、計数スイッチ 751 からの検出信号があるか否かを判定する（ステップ S776）。この判定は、図 126 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S780 のポート入力処理で計数スイッチ 751 からの検出信号に基づいて行う。具体的には、その検出信号は、上述したように、入力情報として上述した払出制御内蔵 RAM の入力情報記憶領域に記憶されている。ステップ S776 では、この入力情報記憶領域から入力情報を読み出して計数スイッチ 751 からの検出信号があるか否かの判定を行う。

20

#### 【1044】

ステップ S776 で計数スイッチ 751 からの検出信号があるときには、払出制御内蔵 RAM の賞球情報記憶領域に記憶されている不整合カウンタ INCC から値 1 だけ引く（デクリメントし、ステップ S778）。

#### 【1045】

ステップ S778 に続いて、又はステップ S776 で計数スイッチ 751 からの検出信号がないときには、不整合カウンタ INCC の値が不整合しきい値 INCTH より小さいか否かの判定する（ステップ S780）。本発明のパチンコ遊技機 1 では、リトライ動作によるつじつまの合わない遊技球が 1 球払い出される確率が数百万分の 1 程度であることが実験によって得られており、本実施形態では、不整合しきい値 INCTH として値 5 が設定されている。図 126 の払出制御部電源投入時処理におけるステップ S530 の払出制御内蔵 RAM の作業領域を設定する処理において、上述したように、復電時に、払出制御内蔵 RAM に記憶されている払出バックアップ情報である、賞球情報記憶領域に記憶されている不整合カウンタ INCC に基づいてこのリトライ動作監視処理に使用する情報が設定される。この処理によって、例えば、瞬停又は停電しても、復電時における不整合カウンタ INCC 等の値を、払出バックアップ情報として記憶した、瞬停又は停電する直前における不整合カウンタ INCC 等の値に復元することができるようになっている。これにより、ステップ S780 の判定では、瞬停又は停電する直前まで行っていた、賞球装置 740 による遊技球の払出動作（リトライ動作）の監視を、復電時から継続することができるようになっている。このため、例えば、瞬停又は停電する直前において、ステップ S780 の判定で不整合カウンタ INCC の値が不整合しきい値 INCTH より小さいときには、リトライ動作が正常動作していると判断し、つまり賞球装置 740 による遊技球の払出動作が正常状態であると判断し、復電時においても、ステップ S780 の判定で賞球装置 740 による遊技球の払出動作が正常状態であると判断することができる。一方、ステップ S780 の判定で不整合カウンタ INCC の値が不整合しきい値 INCTH より小さくないときには、リトライ動作が異常動作していると判断し、つまり賞球装置 740 による遊技球の払出動作が異常状態であると判断し、復電時においても、ステップ S780 の判定で賞球装置 740 による遊技球の払出動作が異常状態であると判断することができる。

30

40

50

## 【 1 0 4 6 】

ステップ S 7 8 0 で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さいときには、そのままこのルーチンを終了する。一方、ステップ S 7 8 0 で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さくないとき、つまり不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上であるときには、「リトライエラー」である旨を報知するために、払出制御基板 4 1 1 0 に実装されているセグメント表示器であるエラー L E D 表示器 8 6 0 c に数字「5」を表示するリトライエラー情報を設定して上述した払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）する（ステップ S 7 8 2 ）。

## 【 1 0 4 7 】

ステップ S 7 8 2 に続いて、払出制御内蔵 R A M の賞球情報記憶領域に記憶されている不整合カウンタ I N C C に値 0（初期値 0）をセットする（ステップ S 7 8 4）。ステップ S 7 8 4 では、不整合カウンタ I N C C は、ステップ S 7 8 0 で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さくないとき、つまり不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上であるときには、この内的要因が発生したことを契機として初期化されるようになっている。なお、不整合カウンタ I N C C は、図 9 7 に示した主制御基板 4 1 0 0 に実装された R A M クリアスイッチ 4 1 0 0 e が操作されると、この外的要因が発生したことを契機として初期化されるようになっている。R A M クリアスイッチ 4 1 0 0 e が操作されると、図 9 7 に示した主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、上述したように、主制御内蔵 R A M に記憶されている各種情報をすべて消去し、R A M クリア報知コマンドを、図 9 7 に示した周辺制御基板 4 1 4 0 に出力する。これにより、図 2 1 に示したサイドスピーカ 1 3 0、1 3 0、図 2 9 に示した右上部スピーカ 2 2 2、図 3 2 に示した左上部スピーカ 2 6 2 や図 7 8 に示した下部スピーカ 8 2 1 から R A M クリア報知音が流れるようになっている。

## 【 1 0 4 8 】

ステップ S 7 8 4 に続いて、リトライエラーフラグ R T E R R - F L G に値 1 をセットし（ステップ S 7 8 6）、このルーチンを終了する。このリトライエラーフラグ R T E R R - F L G は、リトライ動作が異常動作しているか否かを示すフラグであり、リトライ動作が異常動作しているとき値 1、リトライ動作が異常動作していないとき（リトライ動作が正常動作している）とき値 0 にそれぞれ設定される。

## 【 1 0 4 9 】

なお、払出制御 M P U 4 1 2 0 a は、ステップ S 7 8 2 で払出制御内蔵 R A M の出力情報記憶領域にセット（記憶）したリトライエラー情報を、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 6 6 のコマンド送信処理でリトライエラーの状態コマンドを作成して主制御基板 4 1 0 0 に送信し、同処理におけるステップ S 5 6 4 の L E D 表示データ作成処理でエラー L E D 表示器 8 6 0 c に表示する表示データを作成して L E D 表示情報として出力情報記憶領域に記憶し、同処理におけるステップ S 5 4 8 のポート出力処理で出力情報記憶領域に記憶された L E D 表示情報に基づいてエラー L E D 表示器 8 6 0 c に駆動信号を出力し、このエラー L E D 表示器 8 6 0 c に数字「5」を表示する。状態コマンドを受信した主制御基板 4 1 0 0 は、図 1 2 3 に示した主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で周辺制御基板 4 1 4 0 に送信し、周辺制御基板 4 1 4 0 は、扉枠 5 に設けた各種装飾基板の複数の L E D を所定の色（本実施形態では、赤色）で発光させる、点灯信号を出力する扉枠側点灯点滅コマンドを図 1 0 0 に示した枠装飾駆動アンプ基板 1 9 4 に出力し、複数の L E D を所定の色で発光させる。この複数の L E D の発光に気付いたホールの店員等は、上述したように、本体枠 3 を外枠 2 に対して開放することで払出制御基板 4 1 1 0 に実装されたエラー L E D 表示器 8 6 0 c に数字「5」が表示されることを目視することによって「リトライエラー」が発生していることを確認することができる。これにより、ホールの店員等は、その発生原因を調べるために、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネク

10

20

30

40

50

タの接触不良等の確認作業を、複数のＬＥＤの発光とエラーＬＥＤ表示器８６０ｃの表示内容とが報知されない場合と比べると、極めて早く行うことができる。

【１０５０】

また、計数スイッチ７５１を意図的に非作動状態とすることによって、払出回転体７４８の凹部７４８ａに受け止められて払い出された遊技球を検出困難として上述したリトライ動作を強制的に発生させて、このリトライ動作によって払い出される遊技球を不正に獲得する不正行為が行われたとしても、上述した不整合カウンタＩＮＣＣの値が不整合しきい値ＩＮＣＴＨ以上となると、扉枠５に設けた各種装飾基板の複数のＬＥＤが発光するため、ホールの店員等がパチンコ遊技機１の状態を確認するために駆け付けることとなる。そうすると、不正行為を行う遊技者は、その行為が発見されないように中断せざるを得なくなり、不正行為による不正な遊技球を継続して獲得することができない。不整合カウンタＩＮＣＣの値が不整合しきい値ＩＮＣＴＨと一致しても、不正行為を行う遊技者が獲得できる遊技球の球数は不整合しきい値ＩＮＣＴＨと同一となるため、つまり５球であるため、計数スイッチ７５１を意図的に非作動状態とする行為によるホールの損害を極めて小さく抑えることができる。

10

【１０５１】

更に、不整合カウンタＩＮＣＣは、上述したように、ステップＳ７８０で不整合カウンタＩＮＣＣの値が不整合しきい値ＩＮＣＴＨより小さくないとき、つまり不整合カウンタＩＮＣＣの値が不整合しきい値ＩＮＣＴＨ以上となったという内的要因が発生したことを契機として初期化されるようになっている。これにより、不整合カウンタＩＮＣＣは、例えば、図９８に示したエラー解除スイッチ８６０ａを操作したという外的要因が発生したことを契機として初期化されないようになっている。したがって、エラー解除スイッチ８６０ａ等を不正に改造して、その操作信号が払出制御ＭＰＵ４１２０ａに入力されるようにしても、このような不正行為によって、不整合カウンタＩＮＣＣが強制的に初期化されることがない。

20

【１０５２】

[ １４ - １１ . 不整合カウンタリセット判定処理 ]

次に、不整合カウンタリセット処理について説明する。この不整合カウンタリセット処理では、図７１に示した、払出回転体７４８の凹部７４８ａに受け止められて払い出された遊技球の球数と、計数スイッチ７５１で検出された球数と、の差を算出する不整合カウンタＩＮＣＣを、リセットするか否かを判定する処理である。

30

【１０５３】

不整合カウンタリセット判定処理が開始されると、払出制御基板４１１０における払出制御部４１２０の払出制御ＭＰＵ４１２０ａは、図１４０に示すように、不整合カウンタリセット判定時間が経過したか否かを判定する（ステップＳ７９０）。この判定は、図１２６に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップＳ５５２のタイマ更新処理で更新された不整合カウンタリセット判定時間に基づいて行う。具体的には、その不整合カウンタリセット判定時間は、時間管理情報として上述した払出制御内蔵ＲＡＭの時間管理情報記憶領域に記憶されている。ステップＳ７９０では、この時間管理情報記憶領域から時間管理情報を読み出して不整合カウンタリセット判定時間が経過したか否かを判定する。

40

【１０５４】

ステップＳ７９０で不整合カウンタリセット判定時間が経過していないときには、そのままこのルーチンを終了する。一方、ステップＳ７９０で不整合カウンタリセット判定時間が経過したときには、不整合カウンタリセット判定時間の初期化を行う（ステップＳ７９２）。この初期化によって、不整合カウンタリセット判定時間に初期値である７０００ｓ（約２時間）がセットされる。

【１０５５】

ステップＳ７９２に続いて、上述した払出制御内蔵ＲＡＭの賞球情報記憶領域に記憶されている不整合カウンタＩＮＣＣに値０（初期値０）をセットし（ステップＳ７９４）、

50



このルーチンを終了する。不整合カウンタ I N C C は、上述したように、払出回転体 7 4 8 の凹部 7 4 8 a に受け止められて払い出された遊技球の球数と、計数スイッチ 7 5 1 で検出された球数と、の差を算出するためのカウンタであり、通常、払出回転体 7 4 8 の凹部 7 4 8 a に受け止められて払い出された遊技球の球数と、計数スイッチ 7 5 1 で検出された球数と、が一致しているため、値 0 となる。払出制御 M P U 4 1 2 0 a は、図 1 3 6 に示した払出設置処理において、リトライ動作を行うため、このリトライ動作によって、払出回転体 7 4 8 の凹部 7 4 8 a に受け止められて払い出された遊技球の球数と、実際に計数スイッチ 7 5 1 で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを不整合カウンタ I N C C で監視して判断している。本発明のパチンコ遊技機 1 では、リトライ動作によるつじつまの合わない遊技球が 1 球払い出される確率が数百万分の 1 程度であることが実験によって得られている。ここで、パチンコ遊技機 1 は、上述したように、遊技盤 4 と、遊技盤 4 が装着される本体枠 3 等の枠体と、からなり、遊技盤 4 を交換（新台入替）することにより遊技仕様を変更できるように構成されているため、図 7 0 に示した賞球装置 7 4 0 を制御する払出制御基板 4 1 1 0、賞球装置 7 4 0 の駆動電源や払出制御基板 4 1 1 0 の制御電源を生成する図 7 8 に示した電源基板 8 5 1 は、共通の機能として枠体側に装備されている。払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、上述したように、不整合カウンタ I N C C を監視することによって、リトライ動作を繰り返し行っているか否かの異常動作を判定することができるようになっており、図 1 2 6 に示した払出制御部電源投入時処理における払出制御部電源断時処理では電源遮断時に遮断直前の不整合カウンタ I N C C を記憶する一方、図 1 2 5 に示した払出制御部電源投入時処理におけるステップ S 5 3 0 の処理（R A M 作業領域の復電時設定）では電源投入時にその記憶した不整合カウンタ I N C C から再び処理を開始するようになっている。そうすると、電源を遮断してパチンコ遊技機 1 に装着されている遊技盤 4 から、この遊技盤 4 と異なる他の遊技仕様の遊技盤 4 ' に交換して電源を投入する場合には、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、遊技盤 4 がパチンコ遊技機 1 に装着されたときに記憶された不整合カウンタ I N C C から再び処理を開始することとなる。つまり、遊技盤 4 ' が装着されたパチンコ遊技機 1 を遊技者が遊技すると、交換前の遊技盤 4 が装着されたパチンコ遊技機 1 における不整合カウンタ I N C C をそのまま受け継ぐこととなる。このため、遊技盤 4 ' が装着されたパチンコ遊技機 1 を遊技者が遊技して、たまたま数百万分の 1 という確率で、つじつまの合わない遊技球の球数が生じて不整合カウンタ I N C C が増加し、この不整合カウンタ I N C C が上述した不整合しき値 I N C T H 以上となると、遊技盤 4 から遊技盤 4 ' に交換して短い期間で、払出制御 M P U 4 1 2 0 a によって、リトライ動作の異常動作として判定されるおそれがある。つまり、遊技盤 4 から遊技盤 4 ' に交換されてから間もない期間で、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていないにもかかわらず、突然、リトライ動作の異常動作として判定されるおそれがある。このように、遊技盤 4 から遊技盤 4 ' に交換して短い期間でリトライ動作の異常動作として判定されると、交換された遊技盤 4 ' は新しいにもかかわらず、故障しやすいという印象を遊技者に与えかねない。リトライ動作によるつじつまの合わない遊技球が 1 球払い出される数百万分の 1 という確率は、本発明のパチンコ遊技機 1 をホールに設置して、1 週間、ホールの営業時間中、連続稼働させた場合における、リトライ動作によるつじつまの合わない遊技球が 1 球払い出される確率と同一であるため、図 1 3 9 に示したリトライ動作監視処理におけるステップ S 7 7 8 の処理で不整合カウンタ I N C C から数百万分の 1 の確率で値 1 だけ引かれない状態となる。そうすると、1 週間では不整合カウンタ I N C C に値 1 がインクリメントされて不整合カウンタ I N C C が値 1 となり、2 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 2 となり、3 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 3 となり、4 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 4 となり、5 週間では不整合カ

ウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 5 となって上述した不整合しきい値 I N C T H と一致することとなる。つまり 5 週間が経過すると、不整合カウンタ I N C C が不整合しきい値 I N C T H と一致するために、払出制御 M P U 4 1 2 0 a は、図 1 3 9 に示したリトライ動作監視処理におけるステップ S 7 7 6 の判定で、計数スイッチ 7 5 1 からの検出信号がないものとして判定することとなり、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていると判断して、図 1 3 9 に示したリトライ動作監視処理におけるステップ S 7 8 2 の処理で、「リトライエラー」である旨を報知するために、払出制御基板 4 1 1 0 に実装されているセグメント表示器であるエラー L E D 表示器 8 6 0 c に数字「5」を表示するリトライエラー情報を設定して払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）することとなる。

10

#### 【1056】

そこで、払出制御 M P U 4 1 2 0 a は、この不整合カウンタリセット判定処理におけるステップ S 7 9 0 の判定で不整合カウンタリセット判定時間が経過したと判定したときには、つまり 7 0 0 0 s（約 2 時間）ごとに、繰り返し、不整合カウンタリセット判定処理におけるステップ S 7 9 4 の処理で不整合カウンタ I N C C に値 0 を強制的にセット、つまり強制的にリセットすることによって、上述した数百万分の 1 という確率で発生する不整合カウンタ I N C C のインクリメントを無効化している。これにより、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていないにもかかわらず、リトライ動作にエラーが生じている旨を伝えるリトライエラー情報を払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）することを防止することができる。

20

#### 【1057】

なお、計数スイッチ 7 5 1 を意図的に非作動状態とすることによって、払出回転体 7 4 8 の凹部 7 4 8 a に受け止められて払い出された遊技球を検出困難として上述したリトライ動作を強制的に発生させ、このリトライ動作によって払い出される遊技球を不正に獲得する不正行為が行われても、計数スイッチ 7 5 1 を意図的に短時間繰り返し非作動状態とする場合では、上述したように、不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上となると、扉枠 5 に設けた各種装飾基板の複数の L E D が発光するため、ホールの店員等がパチンコ遊技機 1 の状態を確認するために駆け付けることとなる。そうすると、不正行為を行う遊技者は、その行為が発見されないように中断せざるを得なくなり、不正行為による不正な遊技球を継続して獲得することができない。一方、不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上とならないよう計数スイッチ 7 5 1 を意図的に長時間繰り返し非作動状態する場合では、7 0 0 0 s（約 2 時間）ごとに、不整合カウンタ I N C C がリセットされるものの、この間に、不正行為を行う遊技者が獲得できる遊技球の球数は、上述したように、不整合カウンタ I N C C が不整合しきい値 I N C T H までであり、計数スイッチ 7 5 1 を意図的に長時間繰り返し非作動状態としても、不正行為を行う遊技者が獲得できる遊技球の球数を極めて少なくすることができる。

30

#### 【1058】

##### [ 1 4 - 1 2 . エラー解除スイッチ操作判定処理 ]

次に、エラー解除スイッチ操作判定処理について説明する。このエラー解除スイッチ操作判定処理では、図 9 8 に示したエラー解除スイッチ 8 6 0 a が操作されているか否かを判定する。

40

#### 【1059】

エラー解除スイッチ操作判定処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、図 1 4 1 に示すように、エラー解除スイッチ 8 6 0 a が操作されているか否かを判定する（ステップ S 8 0 0）。この判定は、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 0 のポート入力処理でエラー解除スイッチ 8 6 0 a からの検出信号に基づいて行う。具体的には、その検出信号は入力情報として上述した払出制御内蔵 R A M の入力情報記憶

50

領域に記憶されている。ステップ S 8 0 0 では、この入力情報記憶領域から入力情報を読み出してエラー解除スイッチ 8 6 0 a からの検出信号があるか否かの判定を行う。入力情報にエラー解除スイッチ 8 6 0 a からの検出信号があるときには、エラー解除スイッチ 8 6 0 a が操作されていると判定する。一方、入力情報にエラー解除スイッチ 8 6 0 a からの検出信号がないときには、エラー解除スイッチ 8 6 0 a が操作されていないと判定する。

#### 【 1 0 6 0 】

ステップ S 8 0 0 でエラー解除スイッチ 8 6 0 a が操作されていないときには、そのままこのルーチンを終了する一方、ステップ S 8 0 0 でエラー解除スイッチ 8 6 0 a が操作されているときには、エラーフラグ状態確認処理を行う（ステップ S 8 0 2）。このエラーフラグ状態判定処理では、図 7 0 に示した賞球装置 7 4 0 に関する各種エラー情報に対応するエラーフラグの状態を確認する。例えば、リトライ動作が異常動作しているか否かを示すリトライエラーフラグ R T E R R - F L G の状態を確認する。このリトライエラーフラグ R T E R R - F L G は、上述したように、リトライ動作が異常動作しているとき値 1、リトライ動作が異常動作していないとき（リトライ動作が正常動作している）とき値 0 にそれぞれ設定されるため、払出制御 M P U 4 1 2 0 a は、リトライエラーフラグ R T E R R - F L G の値が値 0 であるか、又は値 1 であるか、を確認している。

#### 【 1 0 6 1 】

ステップ S 8 0 2 に続いて、状態情報設定処理を行う（ステップ S 8 0 4）。この状態情報設定処理では、ステップ S 8 0 2 で確認したエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグに対応する状態情報を、上述した払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）する。これにより、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 6 6 のコマンド送信処理で、状態情報記憶領域から各種情報（状態情報）を読み出し、この読み出した状態情報に基づいて状態コマンドを作成して主制御基板 4 1 0 0 に送信することとなる。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグ R T E R R - F L G が値 1 であるとき、つまりリトライ動作が異常動作しているときには、リトライ動作にエラーが生じている旨を伝えるリトライエラー情報を、払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）すると、図 1 2 6 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 6 6 のコマンド送信処理で、リトライエラーの状態コマンドを作成して主制御基板 4 1 0 0 に送信することとなる。

#### 【 1 0 6 2 】

なお、リトライエラー情報を受信した主制御基板 4 1 0 0 は、図 1 2 3 に示した主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で周辺制御基板 4 1 4 0 に送信し、周辺制御基板 4 1 4 0 は、リトライ動作にエラーが生じている旨を伝えるリトライ動作エラー報知処理を行う。このリトライ動作エラー報知処理では、「賞球ユニットを確認してください。」、そして「払出制御基板のハーネスを確認してください。」のリトライ動作のエラー報知アナウンスを、所定回数（本実施形態では、2 回。）繰り返し図 2 1 に示したサイドスピーカ 1 3 0、1 3 0、図 2 9 に示した右上部スピーカ 2 2 2、図 3 2 に示した左上部スピーカ 2 6 2 や図 7 8 に示した下部スピーカ 8 2 1 から流れることによって、ホールの店員等に報知するようになっている。このリトライ動作のエラー報知アナウンスを聞いたホールの店員等は、図 7 0 に示した計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等を、サイドスピーカ 1 3 0、1 3 0、右上部スピーカ 2 2 2、左上部スピーカ 2 6 2、及び下部スピーカ 8 2 1 からリトライ動作のエラー報知アナウンスが流れない場合と比べると、極めて早く確認することができる。またリトライ動作エラー報知処理では、扉枠 5 に設けた各種装飾基板の複数の L E D を所定の色（本実施形態では、赤色）で発光させている。

#### 【 1 0 6 3 】

10

20

30

40

50

ステップS 8 0 4 に続いて、解除設定処理を行う（ステップS 8 0 6）。この解除設定処理では、ステップS 8 0 2 で確認した各種エラー情報に対応するエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグに対応するエラーが既に払出制御基板 4 1 1 0 に実装されているセグメント表示器であるエラーLED表示器 8 6 0 c によって表示されている内容を強制的に停止したり、球貸しができる状態となっている旨をCRユニット6に伝えるために、上述したPRDY信号の論理をHI、つまり立ち上げた状態を保持し、図98に示した、払出制御部4120の払出制御I/Oポート4120bから遊技球等貸出装置接続端子板869を介してCRユニット6に出力したりする。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグRTEERR-FLGが値1であるとき、つまりリトライ動作が異常動作しているときには、既にエラーLED表示器860cによって表示されている「リトライエラー」である旨を報知する数字「5」を強制的に停止するために、上述した払出制御内蔵RAMの状態情報記憶領域に記憶されているリトライエラー情報を、「正常」である旨を報知する図形「-」が表示される情報に強制的に上書きする。また、球貸しができる状態となっている旨をCRユニット6に伝えるために、PRDY信号の論理をHI、つまり立ち上がった状態を保持し、払出制御I/Oポート4120bから遊技球等貸出装置接続端子板869を介してCRユニット6に出力する。

10

20

30

40

50

#### 【1064】

ステップS 8 0 6 に続いて、エラーフラグ初期化処理を行い（ステップS 8 0 8）、このルーチンを終了する。このエラーフラグ初期化処理では、ステップS 8 0 2 で確認した各種エラー情報に対応するエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグを初期化する。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグRTEERR-FLGが値1であるとき、つまりリトライ動作が異常動作しているときには、リトライエラーフラグRTEERR-FLGに値0をセットして初期化する。このとき、上述した、PRDY信号の論理をHI、つまり立ち上がった状態を保持し、このPRDY信号の論理の状態をPRDY信号出力設定情報に設定してCR通信情報記憶領域に記憶する。これにより、図126の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS 5 5 4のCR通信処理で、払出制御内蔵RAMに記憶されているCR通信情報記憶領域からPRDY信号出力設定情報を読み出してこの読み出したPRDY信号出力設定情報、つまり論理がLOWであるPRDY信号を、払出制御I/Oポート4120bから遊技球等貸出装置接続端子板869を介してCRユニット6に出力する。このように、リトライエラーフラグRTEERR-FLGは、図139に示したリトライ動作監視処理におけるステップS 7 8 0の判定で、不整合カウンタINCCの値が不整合しきい値INCTH以上であるときには、この内的要因が発生したことを契機として同処理のステップS 7 8 6の処理でリトライエラーフラグRTEERR-FLGに値1がセットされる一方、エラー解除スイッチ860aが操作されると、これを契機として、つまりこの外的要因が発生したことを契機としてリトライエラーフラグRTEERR-FLGに値0がセットされて初期化されるようになっている。なお、リトライエラーフラグRTEERR-FLGは、図97に示した、主制御基板4100に実装されたRAMクリアスイッチ4100eが操作されると、これを契機として、つまりエラー解除スイッチ860aが操作された場合と同様に、この外的要因が発生したことを契機として初期化されるようになっている。

#### 【1065】

##### [14-13. CRユニットとの各種信号のやり取り]

次に、図126の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS 5 5 4のCR通信処理についてタイミングチャートを用いて説明する。このCR通信処理では、図98に示した、払出制御基板4110とCRユニット6との各種信号のやり取りを行う。まず、球貸しによる払出動作時の信号処理について説明し、続けてCRユニット6からの入力信号確認処理について説明する。ここでは、金額として200円分の遊技球の球数（本実施形態では、50球であり、金額として100円分の25球の払出動作を

2 回行っている。)を貸球数として、図 1 9 に示した、上皿 3 0 1 や下皿 3 0 2 に払い出す場合について説明する。なお、C R ユニット 6 からの B R Q 信号、B R D Y 信号及び C R 接続信号は、払出制御内蔵 R A M の入力情報記憶領域から入力情報を読み出してこの読み出した入力情報に記憶されているものであり、C R 通信処理は、割り込みタイマ周期である 1 . 7 5 m s ごとに、入力情報から B R Q 信号、B R D Y 信号及び C R 接続信号の論理の状態を確認している。

#### 【 1 0 6 6 】

[ 1 4 - 1 3 - 1 . 球貸しによる払出動作時の信号処理 ]

払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 の払出制御 M P U 4 1 2 0 a は、払出制御内蔵 R A M の C R 通信情報記憶領域から P R D Y 信号出力設定情報を読み出してこの読み出した P R D Y 信号出力設定情報が、貸球を払い出すための払出動作が可能状態であることを伝える P R D Y 信号の論理の状態に設定されている場合には、図 1 4 2 ( d ) に示すように、貸球を払い出すための払出動作が可能であることを伝えるために、P R D Y 信号の論理を H I として、つまり立ち上げて保持して払出制御部 4 1 2 0 の払出制御 I / O ポート 4 1 2 0 b から出力し、P R D Y として、遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力する ( タイミング H 0 )。この状態で、例えば遊技者によって図 1 7 に示した貸球ユニット 3 6 0 の貸球ボタン 3 6 1 が押圧操作されると、球貸スイッチ 3 6 5 b のスイッチが入る ( O N する ) ようになっており、この球貸操作信号が図 9 9 に示した T D S として度数表示板 3 6 5 から遊技球等貸出装置接続端子板 8 6 9 を介して C R ユニット 6 に入力される。この T D S が入力された C R ユニット 6 は、金額として 2 0 0 円分の遊技球の球数を貸球数として上皿 3 0 1 や下皿 3 0 2 に払い出すため、図 1 4 2 ( a ) に示すように、貸球要求信号である B R D Y を、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、払出制御基板 4 1 1 0 ( 払出制御 M P U 4 1 2 0 a ) に出力し、その信号を立ち上げて保持する ( タイミング H 1 )。この B R D Y は、B R D Y 信号として払出制御 I / O ポート 4 1 2 0 b に入力される。

#### 【 1 0 6 7 】

この B R D Y 信号が入力された払出制御 M P U 4 1 2 0 a は、図 1 4 2 ( b ) に示すように、タイミング H 1 から貸出要望監視時間 H A ( 本実施形態では、2 0 ミリ秒 ( m s ) ~ 5 8 m s に設定されている。)が経過するまでに、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、1 回の払出動作で所定の貸球数 ( 本実施形態では、2 5 球であり、金額として 1 0 0 円に相当する。)を払い出すための 1 回の払出動作開始要求信号である B R Q が立ち上がるか否かを監視する。

#### 【 1 0 6 8 】

C R ユニット 6 は、金額として 2 0 0 円分の遊技球の球数のうち、まず 1 0 0 円分の遊技球の球数を貸球数として上皿 3 0 1 や下皿 3 0 2 に払い出すため、図 1 4 2 ( b ) に示すように、タイミング H 1 から貸出要望監視時間 H A が経過するまでに、B R Q を、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力し、その信号を立ち上げて保持する ( タイミング H 2 )。この B R Q は、B R Q 信号として払出制御 I / O ポート 4 1 2 0 b に入力される。

#### 【 1 0 6 9 】

払出制御 M P U 4 1 2 0 a は、図 1 4 2 ( c ) に示すように、タイミング H 1 から貸出要望監視時間 H A が経過するまでに B R Q 信号が立ち上がると、タイミング H 2 から B R Q 要望了解 A C K 監視時間 H B ( 本実施形態では、2 0 m s ± 1 m s に設定されている。)が経過するまでに、1 回の払出動作を開始した旨を伝えるために、E X S 信号の論理を H I として、つまり立ち上げた状態を保持して払出制御 I / O ポート 4 1 2 0 b から出力し、E X S として、遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力する ( タイミング H 3 )。

#### 【 1 0 7 0 】

この E X S が入力された C R ユニット 6 は、図 1 4 2 ( b ) に示すように、タイミング H 3 から貸出指示監視時間 H C ( 本実施形態では、2 0 m s ~ 5 8 m s に設定されている

10

20

30

40

50

。)が経過するまでに、タイミングH 2 から立ち上げて保持したBRQを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110に出力し、その信号を立ち下げて保持する(タイミングH 4)。

【1071】

払出制御MPU4120aは、図142(c)に示すように、タイミングH 4 から払出監視時間HD(本実施形態では、球払出時間に設定されている。)が経過するまでに、1回の払出動作を行って所定の貸球数だけ、つまり100円分の遊技球の球数を貸球数として上皿301や下皿302に払い出す。そして払出監視時間HDが経過すると、タイミングH 3 から立ち上げて保持したEXS信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御I/Oポート4120bから出力し、EXSとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングH 5)。

10

【1072】

CRユニット6は、金額として200円分の遊技球の球数のうち、残り100円分の遊技球の球数を貸球数として上皿301や下皿302に払い出すため、図142(b)に示すように、タイミングH 5 から次要求確認タイミングHE(本実施形態では、最大268msに設定されている。)が経過するまでに、BRQを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110(払出制御MPU4120a)に出力し、その信号を立ち上げて保持する(タイミングH 6)。

【1073】

払出制御MPU4120aは、上述した方法を用いて同様に、残り100円分の遊技球の球数を貸球数として上皿301や下皿302に払い出すと、図142(c)に示すように、立ち上げて保持したEXS信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御I/Oポート4120bから出力し、EXSとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングH 7)。

20

【1074】

CRユニット6は、タイミングH 7 からCRユニット貸出完了監視時間HF(本実施形態では、最大268msに設定されている。)が経過するまでに、図142(a)に示すように、タイミングH 1 から立ち上げて保持したBRDYを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110(払出制御MPU4120a)に出力し、その信号を立ち下げて保持する(タイミングH 8)。

30

【1075】

上述した、貸出要望監視時間HA、BRQ要望了解ACK監視時間HB、貸出指示監視時間HC、払出監視時間HD、次要求確認タイミングHE、CRユニット貸出完了監視時間HFは、図126に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS552のタイマ更新処理で計時されている。

【1076】

なお、払出制御MPU4120aは、球切れ、球がみ、計数スイッチエラー、リトライエラー、満タン等が生じているときには、CRユニット6と通信中でないとき(CRユニット6からのBRDYの論理がLOW、つまり立ち下がって保持されているとき)には、図142(d)に示すように、タイミングH 1 から立ち上げて保持したPRDY信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御I/Oポート4120bから出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングH 9)。一方、CRユニット6と通信中であるとき(CRユニット6からのBRDYの論理がHI、つまり立ち上がって保持されているとき)には、図示しないが、EXS信号の論理の状態を維持し、払出制御I/Oポート4120bから出力し、EXSとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する。「EXS信号の論理の状態を維持」とは、EXS信号の論理がLOWである(EXS信号が立ち下がって保持されている)ときにはその論理LOWを維持し、EXS信号の論理がHIである(EXS信号が立ち上がっている保持されている)ときにはその論理HIを維持することである。

40

50

## 【 1 0 7 7 】

このように、C Rユニット6は、払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aと各種信号のやり取りを行い、払出制御M P U 4 1 2 0 aが金額として2 0 0円分の遊技球の球数を、金額として1 0 0円分の2 5球の払出動作を2回行うことによって、貸球数が5 0球となる遊技球を上皿3 0 1や下皿3 0 2に払い出している。なお、C Rユニット6の正面側に設けられている、図示しない設定部をホールの店員等が操作して、例えば、金額として1 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には、払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を1回を行い、金額として5 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には、払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を5回を行い、金額として1 0 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を1 0回行うこととなる。

10

## 【 1 0 7 8 】

[ 1 4 - 1 3 - 2 . C Rユニットからの入力信号確認処理 ]

払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aは、上述した貸出要望監視時間H Aが経過しても、C Rユニット6がB R Qを、C Rユニット6から遊技球等貸出装置接続端子板8 6 9を介して、払出制御基板4 1 1 0に出力し、その信号を立ち上げていない場合や、上述した貸出指示監視時間H Cが経過しても、C Rユニット6がB R D Yを、C Rユニット6から遊技球等貸出装置接続端子板8 6 9を介して、払出制御基板4 1 1 0に出力し、その信号を立ち下げていない場合や、上述した次要求確認タイミングH Eが経過しても、C Rユニット6がB R Qを、C Rユニット6から遊技球等貸出装置接続端子板8 6 9を介して、払出制御基板4 1 1 0に出力し、その信号を立ち上げていない場合や、上述したC Rユニット貸出完了監視時間H Fが経過しても、C Rユニット6がB R D Yを、C Rユニット6から遊技球等貸出装置接続端子板8 6 9を介して、払出制御基板4 1 1 0に出力し、その信号を立ち下げていない場合には、上述した、P R D Y及びE X Sを用いて、B R Q及びB R D Yが正常であるか否かの確認を行う。具体的には、払出制御M P U 4 1 2 0 aは、図1 4 2 ( e ) , ( f )に示すように、B R Q及びB R D Yが正常でないと判断すると( タイミングJ 0 )、このタイミングJ 0から所定期間J A ( 本実施形態では、2 0 0 m s ± 1 m s に設定されている。 )の経過後に、P R D Y信号の論理をL O Wとして、つまり立ち下げた状態を保持して払出制御部4 1 2 0の払出制御I / Oポート4 1 2 0 bから出力し、P R D Yとして、遊技球等貸出装置接続端子板8 6 9を介して、C Rユニット6に出力し、E X S信号の論理をL O Wとして、つまり立ち下げた状態を保持して払出制御I / Oポート4 1 2 0 bから出力し、E X Sとして、遊技球等貸出装置接続端子板8 6 9を介して、C Rユニット6に出力する( タイミングJ 1 )。

20

30

## 【 1 0 7 9 】

続いて払出制御M P U 4 1 2 0 aは、タイミングJ 1から所定期間J B ( 本実施形態では、2 0 0 m s ± 1 m s に設定されている。 )の経過後に、タイミングJ 1から立ち下げて保持したP R D Y信号を、その論理をH Iとして、つまり立ち上げた状態に保持して払出制御I / Oポート4 1 2 0 bから出力し、P R D Yとして、遊技球等貸出装置接続端子板8 6 9を介して、C Rユニット6に出力する( タイミングJ 2 )。

40

## 【 1 0 8 0 】

続いて払出制御M P U 4 1 2 0 aは、タイミングJ 2から所定期間J C ( 本実施形態では、1 0 0 m s ± 1 m s に設定されている。 )の経過後に、タイミングJ 2から立ち上げて保持したP R D Y信号を、その論理をL O Wとして、つまり立ち下げた状態に保持して払出制御I / Oポート4 1 2 0 bから出力し、P R D Yとして、遊技球等貸出装置接続端子板8 6 9を介して、C Rユニット6に出力する( タイミングJ 3 )。

## 【 1 0 8 1 】

50

続いて払出制御MPU4120aは、タイミングJ3から所定期間JD（本実施形態では、 $100\text{ms} \pm 1\text{ms}$ に設定されている。）の経過後に、タイミングJ3から立ち下げて保持したPRDY信号を、その論理をHIとして、つまり立ち上げた状態に保持して払出制御I/Oポート4120bから出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する（タイミングJ4）。

【1082】

続いて払出制御MPU4120aは、タイミングJ4から所定期間JE（本実施形態では、 $100\text{ms} \pm 1\text{ms}$ に設定されている。）の経過後に、タイミングJ4から立ち上げて保持したPRDY信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御I/Oポート4120bから出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する（タイミングJ5）。

【1083】

続いて払出制御MPU4120aは、タイミングJ5から所定期間JF（本実施形態では、 $10000\text{ms} \pm 1\text{ms}$ に設定されている。）の経過後に、タイミングJ5から立ち下げて保持したPRDY信号を、その論理をHIとして、つまり立ち上げた状態に保持して払出制御I/Oポート4120bから出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する（タイミングJ6）。

【1084】

上述した、所定期間JA～所定期間JFは、図126に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS552のタイマ更新処理で計時されている。

【1085】

[15. 周辺制御基板の各種制御処理]

次に、図97に示した、主制御基板4100（主制御MPU4100a）から各種コマンドを受信する周辺制御基板4140の各種処理について、図143～図148を参照して説明する。図143は周辺制御部電源投入時処理の一例を示すフローチャートであり、図144は周辺制御部Vblank割り込み処理の一例を示すフローチャートであり、図145は周辺制御部1msタイマ割り込み処理の一例を示すフローチャートであり、図146は周辺制御部コマンド受信割り込み処理の一例を示すフローチャートであり、図147は周辺制御部停電予告信号割り込み処理の一例を示すフローチャートであり、図148は回転検出スイッチ履歴作成処理の一例を示すフローチャートである。

【1086】

周辺制御基板4140は、図100に示したように、周辺制御部4150と液晶及び音制御部4160とから構成されており、ここでは、周辺制御部4150の各種制御処理について説明する。まず、周辺制御部電源投入時処理について説明し、続いて周辺制御部Vblank割り込み処理、周辺制御部1msタイマ割り込み処理、周辺制御部コマンド受信割り込み処理、周辺制御部停電予告信号割り込み処理、回転検出スイッチ履歴作成処理について説明する。回転検出スイッチ履歴作成処理は、後述する周辺制御部1msタイマ割り込み処理におけるステップS1108の操作ユニット情報取得処理の一処理として実行される。なお、本実施形態では、割り込み処理の優先順位として、周辺制御部停電予告信号割り込み処理が最も高く設定され、続いて周辺制御部1msタイマ割り込み処理、周辺制御部コマンド受信割り込み処理、そして周辺制御部Vblank割り込み処理という順番に設定されている。

【1087】

[15-1. 周辺制御部の各種制御処理]

[15-1-1. 周辺制御部電源投入時処理]

パチンコ遊技機1に電源が投入されると、図100に示した周辺制御部4150の周辺制御MPU4150aは、図143に示すように、周辺制御部電源投入時処理を行う。この周辺制御部電源投入時処理が開始されると、周辺制御MPU4150aは、初期設定処理を行う（ステップS1000）。この初期設定処理は、周辺制御MPU4150a自身



を初期化する処理と、ホットスタート/コールドスタートの判定処理と、リセット後のウェイトタイマを設定する処理等を行う。周辺制御MPU4150aは、まず自身を初期化する処理を行うが、この周辺制御MPU4150aを初期化する処理にかかる時間は、マイクロ秒(μs)オーダーであり、極めて短い時間で周辺制御MPU4150aを初期化することができる。これにより、周辺制御MPU4150aは、割り込み許可が設定された状態となることによって、例えば、後述する周辺制御部コマンド受信割り込み処理において、主制御基板4100から出力される、図118及び図119に示した、遊技演出の制御に関するコマンドやパチンコ遊技機1の状態に関するコマンド等の各種コマンドを受信することができる状態となる。

#### 【1088】

ホットスタート/コールドスタートの判定処理では、図101に示した周辺制御RAM4150cについては、そのバックアップ第1エリア4150cbにおける、Bank1(1fr)及びBank2(1fr)にバックアップされている内容である演出バックアップ情報(1fr)を比較するとともに、Bank1(1ms)及びBank2(1ms)にバックアップされている内容である演出バックアップ情報(1ms)を比較し、そのバックアップ第2エリア4150ccにおける、Bank3(1fr)及びBank4(1fr)にバックアップされている内容である演出バックアップ情報(1fr)を比較するとともに、Bank3(1ms)及びBank4(1ms)にバックアップされている内容である演出バックアップ情報(1ms)を比較し、この比較した内容が一致しているときには図101に示した周辺制御RAM4150cの通常使用する記憶領域である、Bank0(1fr)に対してBank1(1fr)に記憶されている内容である演出バックアップ情報(1fr)と、Bank0(1ms)に対してBank1(1ms)に記憶されている内容である演出バックアップ情報(1ms)と、をそれぞれコピーバックしてホットスタートとする一方、比較した内容が一致していないとき(つまり、不一致であるとき)には周辺制御RAM4150cの通常使用する記憶領域である、Bank0(1fr)及びBank0(1ms)に対してそれぞれ値0を強制的に書き込んでコールドスタートとする。

#### 【1089】

またホットスタート/コールドスタートの判定処理では、図101に示した周辺制御SRAM4150dについても、そのバックアップ第1エリア4150dbにおける、Bank1(SRAM)及びBank2(SRAM)にバックアップされている内容である演出バックアップ情報(SRAM)を比較するとともに、そのバックアップ第2エリア4150dcにおける、Bank3(SRAM)及びBank4(SRAM)にバックアップされている内容である演出バックアップ情報(SRAM)を比較する。この比較した内容が一致しているときには図101に示した周辺制御SRAM4150dの通常使用する記憶領域であるBank0(SRAM)に対してBank0(SRAM)に記憶されている内容である演出バックアップ情報(SRAM)をコピーバックしてホットスタートとする一方、比較した内容が一致していないとき(つまり、不一致であるとき)には周辺制御SRAM4150dの通常使用する記憶領域であるBank0(SRAM)に対して値0を強制的に書き込んでコールドスタートとする。このようなホットスタート又はコールドスタートに続いて、図101に示した周辺制御RAM4150cのバックアップ非管理対象ワークエリア4150cfに対して値0を強制的に書き込んでゼロクリアする。そして周辺制御MPU4150aは、この初期化設定処理を行った後に、図101に示した周辺制御内蔵WDT4150afと、図100に示した周辺制御外部WDT4150eと、にクリア信号を出力して周辺制御MPU4150aにリセットがかからないようにしている。

#### 【1090】

ステップS1000に続いて、現在時刻情報取得処理を行う(ステップS1002)。この現在時刻情報取得処理では、図100に示したRTC制御部4165のRTC41654aのRTC内蔵RAM4165aaから、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して、図101に示した周辺制御RAM4150cのRTC

10

20

30

40

50

情報取得記憶領域 4 1 5 0 c a d に、現在のカレンダー情報としてカレンダー情報記憶部にセットするとともに、現在の時刻情報として時刻情報記憶部にセットする。また、現在時刻情報取得処理では、液晶表示装置の輝度設定処理も行う。この液晶表示装置の輝度設定処理では、周辺制御 M P U 4 1 5 0 a が R T C 制御部 4 1 6 5 の R T C 内蔵 R A M 4 1 6 5 a a から輝度設定情報を取得して、この取得した輝度設定情報に含まれる L E D の輝度となるように、液晶表示装置 1 9 0 0 のバックライトの輝度を調節して点灯する処理を行う。輝度設定情報は、上述したように、液晶表示装置 1 9 0 0 のバックライトである L E D の輝度が 1 0 0 % ~ 7 0 % までに亘る範囲を 5 % 刻みで調節するための輝度調節情報と、現在設定されている液晶表示装置 1 9 0 0 のバックライトである L E D の輝度と、が含まれているものである。液晶表示装置の輝度設定処理では、具体的には、R T C 制御部 4 1 6 5 の R T C 内蔵 R A M 4 1 6 5 a a に記憶されている輝度設定情報に含まれる L E D の輝度が 7 5 % で液晶表示装置 1 9 0 0 のバックライトを点灯するときには、輝度設定情報に含まれる輝度調節情報に基づいて液晶表示装置 1 9 0 0 のバックライトの輝度を調節して点灯し、R T C 制御部 4 1 6 5 の R T C 内蔵 R A M 4 1 6 5 a a に記憶されている輝度設定情報に含まれる L E D の輝度が 8 0 % で液晶表示装置 1 9 0 0 のバックライトを点灯するときには、輝度設定情報に含まれる輝度調節情報に基づいて液晶表示装置 1 9 0 0 のバックライトの輝度を調節して点灯する。なお、この液晶表示装置の輝度設定処理では、上述した、液晶表示装置 1 9 0 0 の使用時間に応じて液晶表示装置 1 9 0 0 の輝度を補正するための輝度補正プログラムと同様な補正が全く行われなくなっている。これは、この液晶表示装置の輝度設定処理に輝度補正プログラムと同様な補正プログラムが組み込まれることにより、液晶表示装置の輝度設定処理が実行されるごとに、L E D の輝度が 1 0 0 % に向かって補正されるのを防止するためである。本実施形態では、周辺制御 M P U 4 1 5 0 a が R T C 4 1 6 5 a の R T C 内蔵 R A M 4 1 6 5 a a からカレンダー情報と時刻情報とを取得するのは、電源投入時の 1 回のみとなっている。また周辺制御 M P U 4 1 5 0 a は、この現在時刻情報取得処理を行った後に、周辺制御内蔵 W D T 4 1 5 0 a f と周辺制御外部 W D T 4 1 5 0 e とにクリア信号を出力して周辺制御 M P U 4 1 5 0 a にリセットがかからないようにしている。

#### 【 1 0 9 1 】

ステップ S 1 0 0 2 に続いて、V ブランク信号検出フラグ V B - F L G に値 0 をセットする（ステップ S 1 0 0 6）。この V ブランク信号検出フラグ V B - F L G は、後述する周辺制御部定常処理を実行するか否かを決定するためのフラグであり、周辺制御部定常処理を実行するとき値 1、周辺制御部定常処理を実行しないとき値 0 にそれぞれ設定される。V ブランク信号検出フラグ V B - F L G は、周辺制御 M P U 4 1 5 0 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号が音源内蔵 V D P 4 1 6 0 a から入力されたことを契機として実行される後述する周辺制御部 V ブランク信号割り込み処理において値 1 がセットされるようになっている。このステップ S 1 0 0 6 では、V ブランク信号検出フラグ V B - F L G に値 0 をセットすることにより V ブランク信号検出フラグ V B - F L G を一度初期化している。また周辺制御 M P U 4 1 5 0 a は、この V ブランク信号検出フラグ V B - F L G に値 0 をセットした後に、周辺制御内蔵 W D T 4 1 5 0 a f と周辺制御外部 W D T 4 1 5 0 e とにクリア信号を出力して周辺制御 M P U 4 1 5 0 a にリセットがかからないようにしている。

#### 【 1 0 9 2 】

ステップ S 1 0 0 6 に続いて、V ブランク信号検出フラグ V B - F L G が値 1 であるか否かを判定する（ステップ S 1 0 0 8）。この V ブランク信号検出フラグ V B - F L G が値 1 でない（値 0 である）ときには、再びステップ S 1 0 0 8 に戻って V ブランク信号検出フラグ V B - F L G が値 1 であるか否かを繰り返し判定する。このような判定を繰り返すことにより、周辺制御部定常処理を実行するまで待機する状態となる。また周辺制御 M P U 4 1 5 0 a は、この V ブランク信号検出フラグ V B - F L G が値 1 であるか否かを判定した後に、周辺制御内蔵 W D T 4 1 5 0 a f と周辺制御外部 W D T 4 1 5 0 e とにクリア信号を出力して周辺制御 M P U 4 1 5 0 a にリセットがかからないようにしている。

## 【1093】

ステップS1008でVblank信号検出フラグVB-FLGが値1であるとき、つまり周辺制御部定常処理を実行するときには、まず定常処理中フラグSP-FLGに値1をセットする(ステップS1009)。この定常処理中フラグSP-FLGは、周辺制御部定常処理を実行中であるとき値1、周辺制御部定常処理を実行完了したとき値0にそれぞれセットされる。

## 【1094】

ステップS1009に続いて、1ms割り込みタイマ起動処理を行う(ステップS1010)。この1ms割り込みタイマ起動処理では、後述する周辺制御部1msタイマ割り込み処理を実行するための1ms割り込みタイマを起動するとともに、この1ms割り込みタイマが起動して周辺制御部1msタイマ割り込み処理が実行された回数をカウントするための1msタイマ割り込み実行回数STNに値1をセットして1msタイマ割り込み実行回数STNの初期化も行う。この1msタイマ割り込み実行回数STNは周辺制御部1msタイマ割り込み処理で更新される。

## 【1095】

ステップS1010に続いて、ランプデータ出力処理を行う(ステップS1012)。このランプデータ出力処理では、図100に示したランプ駆動基板4170へのDMAシリアル連続送信を行う。ここでは、図101に示した周辺制御MPU4150aの周辺制御DMAコントローラ4150acを利用してランプ駆動基板用シリアルI/Oポート連続送信を行う。このランプ駆動基板用シリアルI/Oポート連続送信が開始されるときには、図101に示した周辺制御MPU4150aに外付けされる周辺制御RAM4150cのランプ駆動基板側送信データ記憶領域4150caaに、図95に示した遊技盤4に設けた各種装飾基板の複数のLEDへの点灯信号、点滅信号、又は階調点灯信号を出力するための遊技盤側発光データSL-DATが後述するランプデータ作成処理で作成されてセットされた状態となっている。図101に示した周辺制御MPU4150aの周辺制御CPUコア4150aaは、周辺制御DMAコントローラ4150acの要求要因にランプ駆動基板用シリアルI/Oポートの送信を指定し、ランプ駆動基板側送信データ記憶領域4150caaの先頭アドレスに格納された遊技盤側発光データSL-DATのうちの最初の1バイトを、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、ランプ駆動基板用シリアルI/Oポートの送信バッファレジスタに転送して書き込む。これにより、ランプ駆動基板用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側発光クロック信号SL-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始する。周辺制御DMAコントローラ4150acは、ランプ駆動基板用シリアルI/Oポートの送信割り込み要求が発生するごとに、これを契機として(本実施形態では、ランプ駆動基板用シリアルI/Oポートの送信バッファレジスタに書き込まれた1バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに1バイトのデータがなくなって空となったことを契機としている。)、周辺制御CPUコア4150aaがバスを使用していない場合に、ランプ駆動基板側送信データ記憶領域4150caaに格納された残りの遊技盤側発光データSL-DATを1バイトずつ、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、ランプ駆動基板用シリアルI/Oポートの送信バッファレジスタに転送して書き込むことで、ランプ駆動基板用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側発光クロック信号SL-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始し、ランプ駆動基板用シリアルI/Oポートによる連続送信を行っている。

## 【1096】

またランプデータ出力処理では、図100に示した枠装飾駆動アンプ基板194へのDMAシリアル連続送信処理を行う。ここでも、周辺制御MPU4150aの周辺制御DMAコントローラ4150acを利用して枠装飾駆動アンプ基板LED用シリアルI/Oポ

10

20

30

40

50

ート連続送信を行う。この枠装飾駆動アンプ基板LED用シリアルI/Oポート連続送信が開始されるときには、図101に示した周辺制御MPU4150aに外付けされる周辺制御RAM4150cの枠装飾駆動アンプ基板側LED用送信データ記憶領域4150cabに、図53に示した扉枠5に設けた各種装飾基板の複数のLEDへの点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データSTL-DATが後述するランプデータ作成処理で作成されてセットされた状態となっている。周辺制御MPU4150aの周辺制御CPUコア4150aaは、周辺制御DMAコントローラ4150acの要求要因に枠装飾駆動アンプ基板LED用シリアルI/Oポートの送信を指定し、枠装飾駆動アンプ基板側LED用送信データ記憶領域4150cabの先頭アドレスに格納された扉側発光データSTL-DATのうちの最初の1バイトを、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、枠装飾駆動アンプ基板LED用シリアルI/Oポートの送信バッファレジスタに転送して書き込む。これにより、枠装飾駆動アンプ基板LED用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側発光クロック信号STL-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始する。周辺制御DMAコントローラ4150acは、枠装飾駆動アンプ基板LED用シリアルI/Oポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、枠装飾駆動アンプ基板LED用シリアルI/Oポートの送信バッファレジスタに書き込まれた1バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに1バイトのデータがなくなって空となったことを契機としている。）、周辺制御CPUコア4150aaがバスを使用していない場合に、枠装飾駆動アンプ基板側LED用送信データ記憶領域4150cabに格納された残りの扉側発光データSTL-DATを1バイトずつ、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、枠装飾駆動アンプ基板LED用シリアルI/Oポートの送信バッファレジスタに転送して書き込むことで、枠装飾駆動アンプ基板LED用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側発光クロック信号STL-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始し、枠装飾駆動アンプ基板LED用シリアルI/Oポートによる連続送信を行っている。

#### 【1097】

ステップS1012に続いて操作ユニット監視処理を行う（ステップS1014）。この操作ユニット監視処理では、後述する周辺制御部1msタイマ割り込み処理における操作ユニット情報取得処理において、図43に示した操作ユニット400に設けられた各種検出スイッチからの検出信号に基づいてダイヤル操作部401の回転（回転方向）及び押圧操作部405の操作等を取得した各種情報（例えば、操作ユニット400に設けられた各種検出スイッチからの検出信号に基づいて作成するダイヤル操作部401の回転（回転方向）履歴情報、及び押圧操作部405の操作履歴情報など。）がセットされる図101に示した周辺制御RAM4150cの操作ユニット情報取得記憶領域4150caiに基づいて、ダイヤル操作部401の回転方向や押圧操作部405の操作有無を監視し、ダイヤル操作部401の回転方向や押圧操作部405の操作の状態を遊技演出に反映するか否かを適宜決定する。

#### 【1098】

ステップS1014に続いて、表示データ出力処理を行う（ステップS1016）。この表示データ出力処理では、後述する表示データ作成処理で音源内蔵VDP4160aの内蔵VRAM上に生成した1画面分（1フレーム分）の描画データを液晶表示装置1900に出力する。これにより、液晶表示装置1900にさまざまな画面が描画される。なお、表示データ出力処理では、音源内蔵VDP4160aの描画能力を超える描画を行った場合には、生成した1画面分（1フレーム分）の描画データを液晶表示装置1900への出力をキャンセルするようになっている。これにより、処理時間の遅れを防止することができるが、いわゆるコマ落ちが発生することとなるものの、ステップS1012のランプ

10

20

30

40

50

データ出力処理による、図 9 5 に示した遊技盤 4 に設けた各種装飾基板の複数の L E D、及び図 5 3 に示した扉枠 5 に設けた各種装飾基板の複数の L E D による演出と、後述する音データ出力処理による、本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から各種演出に合わせた音楽や効果音等による演出と、の同期を優先することができる仕組みとなっている。

#### 【 1 0 9 9 】

ステップ S 1 0 1 6 に続いて、音データ出力処理を行う（ステップ S 1 0 1 8）。この音データ出力処理では、後述する音データ作成処理で音源内蔵 V D P 4 1 6 0 a に設定された音楽及び効果音等の音データをシリアル化したオーディオデータとしてオーディオデータ送信 I C 4 1 6 0 c に出力したり、音楽及び効果音のほかに報知音や告知音の音データをシリアル化したオーディオデータとしてオーディオデータ送信 I C 4 1 6 0 c に出力したりする。このオーディオデータ送信 I C 4 1 6 0 c は、音源内蔵 V D P 4 1 6 0 a からのシリアル化したオーディオデータが入力されると、右側オーディオデータを、プラス信号及びマイナス信号とする差分方式のシリアルデータとして枠装飾駆動アンプ基板 1 9 4 に向かって送信するとともに、左側オーディオデータを、プラス信号及びマイナス信号とする差分方式のシリアルデータとして枠装飾駆動アンプ基板 1 9 4 に向かって送信する。これにより、本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から各種演出に合わせた音楽や効果音等がステレオ再生されたりするほかに報知音や告知音もステレオ再生されたりする。

10

20

#### 【 1 1 0 0 】

ステップ S 1 0 1 8 に続いて、スケジュール更新処理を行う（ステップ S 1 0 2 0）。このスケジュール更新処理では、図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域 4 1 5 0 c a e にセットされた各種スケジュールデータを更新する。例えば、スケジュール更新処理では、スケジュールデータ記憶領域 4 1 5 0 c a e にセットされた画面生成用スケジュールデータを構成する時系列に配列された画面データのうち、先頭の画面データから何番目の画面データを音源内蔵 V D P 4 1 6 0 a に出力するのかを指示するために、ポインタを更新する。

30

#### 【 1 1 0 1 】

またスケジュール更新処理では、スケジュールデータ記憶領域 4 1 5 0 c a e にセットされた発光態様生成用スケジュールデータを構成する時系列に配列された発光データのうち、先頭の発光データから何番目の発光データを各種 L E D の発光態様とするのかを指示するために、ポインタを更新する。

#### 【 1 1 0 2 】

またスケジュール更新処理では、スケジュールデータ記憶領域 4 1 5 0 c a e にセットされた音生成用スケジュールデータを構成する時系列に配列された、音楽や効果音等の音データ、報知音や告知音の音データを指示する音指令データのうち、先頭の音指令データから何番目の音指令データを音源内蔵 V D P 4 1 6 0 a に出力するのかを指示するために、ポインタを更新する。

#### 【 1 1 0 3 】

またスケジュール更新処理では、スケジュールデータ記憶領域 4 1 5 0 c a e にセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、先頭の駆動データから何番目の駆動データを出力対象とするのかを指示するために、ポインタを更新する。電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データは、後述する、1 m s タイマ割り込みが発生するごとに繰り返し実行される周辺制御部 1 m s タイマ割り込み処理におけるモータ及びソレノイド駆動処理で更新される。この 1 m s タイマ割り込みが発生するごとに繰り返し実行されるモータ及びソレノイド駆動処理では、ポインタが指示する駆動データに従ってモータやソレノイド等の電氣的駆動源を駆動するとともに、時系列に規定された次の駆動データにポインタを更新し、自身の処理を実行するごとに、ポインタを更新する。つまり、モータ及びソレノイド駆動処理において更新

40

50

したポインタの指示する駆動データは、スケジューラ更新処理において強制的に更新される仕組みとなっているため、仮に、モータ及びソレノイド駆動処理においてポインタが何らかの原因で本来指示するはずの駆動データから他の駆動データを指示することとなっても、スケジューラ更新処理において強制的に本来指示するはずの駆動データに指示するように強制的に更新されるようになっている。

#### 【 1 1 0 4 】

ステップ S 1 0 2 0 に続いて、受信コマンド解析処理を行う（ステップ S 1 0 2 2）。この受信コマンド解析処理では、主制御基板 4 1 0 0 から送信された各種コマンドを、後述する周辺制御部コマンド受信割り込み処理で受信してその受信した各種コマンドの解析を行う。主制御基板 4 1 0 0 からの各種コマンドは、周辺制御部コマンド受信割り込み処理で受信されて図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c の受信コマンド記憶領域 4 1 5 0 c a c に記憶されるようになっており、受信コマンド解析処理では、受信コマンド記憶領域 4 1 5 0 c a c に記憶された各種コマンドの解析を行う。各種コマンドには、図 1 1 8 に示した、特図 1 同調演出関連に区分される各種コマンド、特図 2 同調演出関連に区分される各種コマンド、大当り関連に区分される各種コマンド、電源投入に区分される各種コマンド、普図同調演出関連に区分される各種コマンド、普通電役演出関連に区分される各種コマンド、図 1 1 9 に示した、報知表示に区分される各種コマンド、状態表示に区分される各種コマンド、テスト関連に区分される各種コマンド及びその他に区分される各種コマンドがある。

10

#### 【 1 1 0 5 】

ステップ S 1 0 2 2 に続いて、警告処理を行う（ステップ S 1 0 2 4）。この警告処理では、ステップ S 1 0 2 2 の受信コマンド解析処理で解析したコマンドに、図 1 1 9 に示した報知表示に区分される各種コマンドが含まれているときには、各種異常報知を実行するための異常表示態様に設定されている、画面生成用スケジュールデータ、発光態様生成用スケジュールデータ、音生成用スケジュールデータ、及び電氣的駆動源スケジュールデータ等を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域に 4 1 5 0 c a e にセットする。なお、警告処理では、複数の異常が同時に発生した場合には、予め登録した優先度の高い順から異常報知から行われ、その異常が解決して残っている他の異常報知に自動的に遷移するようになっている。これにより、一の異常が発生した後であってその異常を解決する前に他の異常が発生して一の異常が発生しているという情報を失うことなく、複数の異常を同時に監視することができる。

20

30

#### 【 1 1 0 6 】

ステップ S 1 0 2 4 に続いて、R C T 取得情報更新処理を行う（ステップ S 1 0 2 6）。この R T C 取得情報更新処理では、ステップ S 1 0 0 2 の現在時刻情報取得処理で取得して図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c の R T C 情報取得記憶領域 4 1 5 0 c a d にセットした、カレンダー情報記憶部に記憶されたカレンダー情報と時刻情報記憶部に記憶された時刻情報とを更新する。この R C T 取得情報更新処理により、時刻情報記憶部に記憶される時刻情報である時分秒が更新され、この更新される時刻情報に基づいてカレンダー情報記憶部に記憶されるカレンダー情報である年月日が更新される。

40

#### 【 1 1 0 7 】

ステップ S 1 0 2 6 に続いて、ランプデータ作成処理を行う（ステップ S 1 0 2 8）。このランプデータ作成処理では、ステップ S 1 0 2 0 のスケジューラ更新処理においてポインタが更新されて、発光態様生成用スケジュールデータを構成する時系列に配列された発光データのうち、そのポインタが指示する発光データに基づいて、図 9 5 に示した遊技盤 4 に設けた各種装飾基板の複数の L E D への点灯信号、点滅信号、又は階調点灯信号を出力するための遊技盤側発光データ S L - D A T を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成するとともに、図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c のランプ駆

50

動基板側送信データ記憶領域 4 1 5 0 c a a にセットするとともに、図 5 3 に示した扉枠 5 に設けた各種装飾基板の複数の LED への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データ STL - DAT を、周辺制御部 4 1 5 0 の周辺制御 ROM 4 1 5 0 b 又は周辺制御 RAM 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成して、図 1 0 1 に示した周辺制御 RAM 4 1 5 0 c の枠装飾駆動アンプ基板側 LED 用送信データ記憶領域 4 1 5 0 c a b にセットする。

【 1 1 0 8 】

ステップ S 1 0 2 8 に続いて、表示データ作成処理を行う（ステップ S 1 0 3 0）。この表示データ作成処理では、ステップ S 1 0 2 0 のスケジューラ更新処理においてポイントが更新されて、画面生成用スケジュールデータを構成する時系列に配列された画面データのうち、そのポイントが示す画面データを、周辺制御部 4 1 5 0 の周辺制御 ROM 4 1 5 0 b 又は周辺制御 RAM 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して音源内蔵 VDP 4 1 6 0 a に出力する。音源内蔵 VDP 4 1 6 0 a は、周辺制御 MPU 4 1 5 0 a から画面データが入力されると、この入力された画面データに基づいて液晶及び音制御 ROM 4 1 6 0 b からキャラクタデータを抽出してスプライトデータを作成して液晶表示装置 1 9 0 0 に表示する 1 画面分（1 フレーム分）の描画データを内蔵 VRAM 上に生成する。

【 1 1 0 9 】

ステップ S 1 0 3 0 に続いて、音データ作成処理を行う（ステップ S 1 0 3 2）。この音データ作成処理では、ステップ S 1 0 2 0 のスケジューラ更新処理においてポイントが更新されて、音生成用スケジュールデータを構成する時系列に配列された音指令データのうち、そのポイントが指示する音指令データを、周辺制御部 4 1 5 0 の周辺制御 ROM 4 1 5 0 b 又は周辺制御 RAM 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して音源内蔵 VDP 4 1 6 0 a に出力する。音源内蔵 VDP 4 1 6 0 a は、周辺制御 MPU 4 1 5 0 a から音指令データが入力されると、液晶及び音制御 ROM 4 1 6 0 b に記憶されている音楽や効果音等の音データを抽出して内蔵音源を制御することにより、音指令データに規定された、トラック番号に従って音楽及び効果音等の音データを組み込むとともに、出力チャンネル番号に従って使用する出力チャンネルを設定する。なお、音データ作成処理では、この音データ作成処理を行うごとに（つまり、周辺制御部定常処理を行うごとに）、図 1 0 1 に示した周辺制御 A / D コンバータ 4 1 5 0 a k を起動し、音量調整ボリューム 4 1 4 0 a のつまみ部の回転位置における抵抗値により分圧された電圧を、値 0 ~ 値 1 0 2 3 までの 1 0 2 4 段階の値に変換している。本実施形態では、1 0 2 4 段階の値を 7 つに分割して基板ボリューム 0 ~ 6 として管理しており、基板ボリューム 0 では消音、基板ボリューム 6 では最大音量に設定されており、基板ボリューム 0 から基板ボリューム 6 に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム 0 ~ 6 に設定された音量となるように液晶及び音制御部 4 1 6 0 の音源内蔵 VDP 4 1 6 0 a を制御して、上述したステップ S 1 0 1 8 の音データ出力処理で音データをシリアル化したオーディオデータとしてオーディオデータ送信 IC 4 1 6 0 c に出力することにより、本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から音楽や効果音が流れるようになっている。また、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部 4 1 6 0 の音源内蔵 VDP 4 1 6 0 a を制御して調整することができるようになっている。このプログラムにより調整される音量は、上述した 7 段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。例えば、ホールの店員等が音量調整ボリューム 4 1 4 0 a のつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機 1 に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、

10

20

30

40

50

報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気付き難くなることを防止することができる。また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて液晶表示装置 1 9 0 0 で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。なお、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 を操作することで大当り遊技状態が発生している期間（例えば、大当り遊技状態として 1 ラウンド～ 1 5 ラウンドまでの計 1 5 ラウンドが設定されている場合には、1 ラウンド～ 1 5 ラウンドまでの各ラウンドを消化している期間）内において演出音のサブボリューム値を調節することができるように  
10  
なっている。本実施形態では、大当り遊技状態を実行中に音楽が本体枠 3 に設けたスピーカ 8 2 1 及び扉枠 5 に設けたスピーカ 1 3 0 , 2 2 2 , 2 6 2 から流れるようになっており、例えばドラム音がズンズン響いて不快に感じる遊技者は音量を小さく調節して大当り遊技状態を心地よく消化させることができ、また迫力ある音量で大当り遊技状態を消化したい遊技者は音量を大きく調節して大当り遊技状態を心地よく消化させることができるよう  
20  
になっている。大当り遊技状態において調節された演出音のサブボリューム値は、大当り遊技状態が消化されたのち、そのサブボリューム値が維持されて演出が進行するようになっている。このプログラムでは、音量調整ボリューム 4 1 4 0 a のつまみ部の回転位置における抵抗値により分圧された電圧を、周辺制御 A / D コンバータ 4 1 5 0 a k がアナログ値からデジタル値に変換して、この変換した値に対して、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 の操作に応じて所定値を加算又は減算することによって、基板ボリュームの値を増やしたり、又は減らしたりすることができるようになっている。また、パチンコ遊技機 1 において遊技が行われていない状態が所定時間継続され、客待ち状態となって液晶表示装置 1 9 0 0 によるデモンストレーションが連続して所定回数（例えば、5 回）行  
30  
われると、前回、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量がキャンセルされて、音量が初期化されるようになっている。この音量の初期化では、ホールの店員が調節した音量、つまりホールの店員が音量調整ボリューム 4 1 4 0 a のつまみ部を直接回動操作して調節した音量となるようになっている（つまり、演出音のサブボリューム値が、デフォルト値（初期値）として、上述した、音量調整ボリューム 4 1 4 0 a のつまみ部が回動操作されて調節された基板ボリュームが設定されるようになっ  
40  
ている）。なお、本実施形態では、客待ち状態となって液晶表示装置 1 9 0 0 によるデモンストレーションが連続して所定回数行われると、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量がキャンセルされて、音量が初期化されるようになっているが、遊技者が遊技中に各種入賞口等に遊技球が入球して遊技が進行されていない期間が続いた場合においても遊技者が調節した音量が初期化されないようにするために、連続して所定回数のデモンストレーションが行われたときに、遊技者が調節した音量を初期化するようになっている。

#### 【 1 1 1 0 】

ステップ S 1 0 3 2 に続いて、バックアップ処理を行う（ステップ S 1 0 3 4）。このバックアップ処理では、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b と、バックアップ第 2 エリア 4 1 5 0 c c と、にそれぞれコピーしてバックアップするとともに、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 S R A M 4 1 5 0 d に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 d b と、バックアップ第 2 エリア 4 1 5 0 d c と、にそれぞれコピーしてバックアップする。  
40

#### 【 1 1 1 1 】

具体的には、バックアップ処理では、周辺制御 R A M 4 1 5 0 c について、図 1 0 1 に示した、バックアップ対象ワークエリア 4 1 5 0 c a における、1 フレーム（1 f r a m e）ごとに、つまり周辺制御部定常処理が実行されるごとに、バックアップ対象となっている B a n k 0（1 f r）に含まれる、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c  
50



a a、枠装飾駆動アンブ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b、受信コマンド記憶領域 4 1 5 0 c a c、R T C 情報取得記憶領域 4 1 5 0 c a d、及びスケジュールデータ記憶領域 4 1 5 0 c a e に記憶されている内容である演出情報 ( 1 f r ) を、演出バックアップ情報 ( 1 f r ) として、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) 及び B a n k 2 ( 1 f r ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーし、そしてバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) 及び B a n k 4 ( 1 f r ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーする。

【 1 1 1 2 】

この周辺制御 D M A コントローラ 4 1 5 0 a c による B a n k 0 ( 1 f r ) に記憶されている内容の高速コピーについて簡単に説明すると、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) へのコピーを指定し、B a n k 0 ( 1 f r ) の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) の先頭アドレスから順番にすべてコピーし、そして周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 f r ) へのコピーを指定し、B a n k 0 ( 1 f r ) の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 f r ) の先頭アドレスから順番にすべてコピーする。続いて、周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) へのコピーを指定し、B a n k 0 ( 1 f r ) の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) の先頭アドレスから順番にすべてコピーし、そして周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の B a n k 4 ( 1 f r ) へのコピーを指定し、B a n k 0 ( 1 f r ) の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の B a n k 4 ( 1 f r ) の先頭アドレスから順番にすべてコピーする。

【 1 1 1 3 】

またバックアップ処理では、周辺制御 S R A M 4 1 5 0 d について、図 1 0 1 に示した、バックアップ対象ワークエリア 4 1 5 0 d a における、1 フレーム ( 1 f r a m e ) ごとに、つまり周辺制御部定常処理が実行されるごとに、バックアップ対象となっている B a n k 0 ( S R A M ) に記憶されている内容である演出情報 ( S R A M ) を、演出バックアップ情報 ( S R A M ) として、バックアップ第 1 エリア 4 1 5 0 d b の B a n k 1 ( S R A M ) 及び B a n k 2 ( S R A M ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーし、そしてバックアップ第 2 エリア 4 1 5 0 d c の B a n k 3 ( S R A M ) 及び B a n k 4 ( S R A M ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーする。

【 1 1 1 4 】

この周辺制御 D M A コントローラ 4 1 5 0 a c による B a n k 0 ( S R A M ) に記憶されている内容の高速コピーについて簡単に説明すると、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( S R A M ) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 d b の B a n k 1 ( S R A M ) へのコピーを指定し、B a n k 0 ( S R A M )

の先頭アドレスに格納された内容から Bank 0 (SRAM) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 1 エリア 4 1 5 0 d b の Bank 1 (SRAM) の先頭アドレスから順番にすべてコピーし、そして周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0 (SRAM) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 d b の Bank 2 (SRAM) へのコピーを指定し、Bank 0 (SRAM) の先頭アドレスに格納された内容から Bank 0 (SRAM) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 1 エリア 4 1 5 0 d b の Bank 2 (SRAM) の先頭アドレスから順番にすべてコピーする。続いて、周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0 (SRAM) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 d c の Bank 3 (SRAM) へのコピーを指定し、Bank 0 (SRAM) の先頭アドレスに格納された内容から Bank 0 (SRAM) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 2 エリア 4 1 5 0 d c の Bank 3 (SRAM) の先頭アドレスから順番にすべてコピーし、そして周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0 (SRAM) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 d c の Bank 4 (SRAM) へのコピーを指定し、Bank 0 (SRAM) の先頭アドレスに格納された内容から Bank 0 (SRAM) の終端アドレスに格納された内容までを、所定バイト (例えば、1 バイト) ずつ連続してバックアップ第 2 エリア 4 1 5 0 d c の Bank 4 (SRAM) の先頭アドレスから順番にすべてコピーする。

#### 【1115】

ステップ S 1 0 3 4 に続いて、WDT クリア処理を行う (ステップ S 1 0 3 6)。この WDT クリア処理では、周辺制御内蔵 WDT 4 1 5 0 a f と、周辺制御外部 WDT 4 1 5 0 e と、にクリア信号を出力して周辺制御 MPU 4 1 5 0 a にリセットがかからないようにしている。

#### 【1116】

ステップ S 1 0 3 6 に続いて、周辺制御部定常処理の実行完了として定常処理中フラグ SP - FLG に値 0 をセットし (ステップ S 1 0 3 8)、再びステップ S 1 0 0 6 に戻り、V ブランク信号検出フラグ VB - FLG に値 0 をセットして初期化し、後述する周辺制御部 V ブランク信号割り込み処理において V ブランク信号検出フラグ VB - FLG に値 1 がセットされるまで、ステップ S 1 0 0 8 の判定を繰り返し行う。つまりステップ S 1 0 0 8 では、V ブランク信号検出フラグ VB - FLG に値 1 がセットされるまで待機し、ステップ S 1 0 0 8 で V ブランク信号検出フラグ VB - FLG が値 1 であると判定されると、ステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 の処理を行い、再びステップ S 1 0 0 6 に戻る。このように、ステップ S 1 0 0 8 で V ブランク信号検出フラグ VB - FLG が値 1 であると判定されると、ステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 の処理を行うようになっている。ステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 の処理を「周辺制御部定常処理」という。この周辺制御部定常処理は、まずステップ S 1 0 0 9 で周辺制御部定常処理を実行中であるとして定常処理中フラグ SP - FLG に値 1 をセットすることから開始し、ステップ S 1 0 1 0 で 1 m s 割り込みタイマ起動処理を行い、ステップ S 1 0 1 2、ステップ S 1 0 1 4、・・・、そしてステップ S 1 0 3 6 の各処理を行って最後にステップ S 1 0 3 8 において周辺制御部定常処理の実行完了として定常処理中フラグ SP - FLG に値 0 をセットすると、完了することとなる。周辺制御部定常処理は、ステップ S 1 0 0 8 で V ブランク信号検出フラグ VB - FLG が値 1 であるときに実行される。この V ブランク信号検出フラグ VB - FLG は、上述したように、周辺制御 MPU 4 1 5 0 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号が音源内蔵 VDP 4 1 6 0 a から入力されたことを契機として実行される後述する周辺制御部 V ブランク信号割り込み処理において値 1 がセットされるようになっている。本実施形態では、液晶表示装置 1 9 0 0 のフレーム周波数 (1 秒間あたりの画面更新回数) として、上述したように、

概ね秒間 30 f p s に設定しているため、V ブランク信号が入力される間隔は、約 33 . 3 m s ( = 1000 m s ÷ 30 f p s ) となっている。つまり、周辺制御部定常処理は、約 33 . 3 m s ごとに繰り返し実行されるようになっている。

【 1 1 1 7 】

[ 1 5 - 1 - 2 . 周辺制御部 V ブランク信号割り込み処理 ]

次に、図 100 に示した、周辺制御部 4150 の周辺制御 M P U 4150 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号が液晶及び音制御部 4160 の音源内蔵 V D P 4160 a から入力されたことを契機として実行する周辺制御部 V ブランク信号割り込み処理について説明する。この周辺制御部 V ブランク信号割り込み処理が開始されると、周辺制御部 4150 の周辺制御 M P U 4150 a は、図 144 に示すように、定常処理中フラグ S P - F L G が値 0 であるかを判定する ( ステップ S 1045 )。この定常処理中フラグ S P - F L G は、上述したように、図 143 の周辺制御部電源投入時処理におけるステップ S 1009 ~ ステップ S 1038 の周辺制御部定常処理を実行中であるとき値 1、周辺制御部定常処理を実行完了したとき値 0 にそれぞれセットされる。

10

【 1 1 1 8 】

ステップ S 1045 で定常処理中フラグ S P - F L G が値 0 でない ( 値 1 である ) とき、つまり周辺制御部定常処理を実行中であるときには、そのままこのルーチンを終了する。一方、ステップ S 1045 で定常処理中フラグ S P - F L G が値 0 であるとき、つまり周辺制御部定常処理を実行完了したときには、V ブランク信号検出フラグ V B - F L G に値 1 をセットし ( ステップ S 1050 )、このルーチンを終了する。この V ブランク信号検出フラグ V B - F L G は、上述したように、周辺制御部定常処理を実行するか否かを決定するためのフラグであり、周辺制御部定常処理を実行するとき値 1、周辺制御部定常処理を実行しないとき値 0 にそれぞれ設定される。

20

【 1 1 1 9 】

本実施形態では、ステップ S 1045 で定常処理中フラグ S P - F L G が値 0 であるか否か、つまり周辺制御部定常処理を実行完了したか否かを判定し、周辺制御部定常処理を実行完了したときにはステップ S 1050 で V ブランク信号検出フラグ V B - F L G に値 1 をセットするようになっているが、これは、周辺制御部定常処理を実行中であるときに、V ブランク信号が入力されて V ブランク信号検出フラグ V B - F L G に値 1 をセットすると、図 143 の周辺制御部電源投入時処理におけるステップ S 1008 の判定で周辺制御部定常処理を実行するものとして、現在実行中の周辺制御部定常処理を途中で強制的にキャンセルして周辺制御部定常処理を最初から実行開始するため、これを防止する目的で、図 143 の周辺制御部電源投入時処理 ( 周辺制御部定常処理 ) におけるステップ S 1009 で定常処理中フラグ S P - F L G に値 1 をセットすることで周辺制御部定常処理を実行中である旨を、本ルーチンである周辺制御部 V ブランク信号割り込み処理に伝えるとともに、図 143 の周辺制御部電源投入時処理 ( 周辺制御部定常処理 ) におけるステップ S 1038 で定常処理中フラグ S P - F L G に値 0 をセットすることで周辺制御部定常処理を実行完了した旨を、本ルーチンである周辺制御部 V ブランク信号割り込み処理に伝えることにより、本ルーチンである周辺制御部 V ブランク信号割り込み処理におけるステップ S 1045 の判定で定常処理中フラグ S P - F L G が値 0 であるか否か、つまり周辺制御部定常処理を実行完了したか否かを判定するようになっている。換言すると、V ブランク信号が入力されて次の V ブランク信号が入力されるまでに周辺制御部定常処理を実行完了することができず、いわゆる処理落ちした場合の処置である。

30

40

【 1 1 2 0 】

これにより、今回の周辺制御部定常処理においては、約 33 . 3 m s という時間でその処理を完了できず処理落ちした場合には、図 143 の周辺制御部電源投入時処理におけるステップ S 1008 の判定で次の V ブランク信号が入力されるまで待機する状態となる。つまり、処理落ちした今回の周辺制御部定常処理を実行するための時間が約 66 . 6 m s となる。通常、図 143 の周辺制御部電源投入時処理 ( 周辺制御部定常処理 ) における

50

ステップ S 1 0 1 0 で 1 m s 割り込みタイマの起動により 1 m s 割り込みタイマが発生するごとに繰り返し実行する、後述する周辺制御部 1 m s タイマ割り込み処理は 1 回の周辺制御部定常処理に対して 3 2 回だけ実行されるものの、上述した処理落ちした今回の周辺制御部定常処理が存在する場合には、周辺制御部 1 m s タイマ割り込み処理が 6 4 回ではなく、3 2 回だけ実行されるようになっている。つまり、周辺制御部定常処理が処理落ちした場合であっても、周辺制御部定常処理による演出の進行状態とタイマ割り込み制御である周辺制御部 1 m s タイマ割り込み処理による演出の進行状態との整合性が崩れないようになっている。したがって、周辺制御部定常処理が処理落ちした場合であっても演出の進行状態を確実に整合させることができる。

#### 【 1 1 2 1 】

10

#### [ 1 5 - 1 - 3 . 周辺制御部 1 m s タイマ割り込み処理 ]

次に、図 1 4 3 の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマの起動により 1 m s 割り込みタイマが発生するごとに繰り返し実行する周辺制御部 1 m s タイマ割り込み処理について説明する。この周辺制御部 1 m s タイマ割り込み処理が開始されると、図 1 0 0 に示した周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 1 4 5 に示すように、1 m s タイマ割り込み実行回数 S T N が 3 3 回より小さいか否かを判定する (ステップ S 1 1 0 0 )。この 1 m s タイマ割り込み実行回数 S T N は、上述したように、図 1 4 3 の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップ S 1 0 1 0 の 1 m s 割り込みタイマ起動処理で 1 m s 割り込みタイマが起動して本ルーチンである周辺制御部 1 m s タイマ割り込み処理が実行された回数をカウントするカウンタである。本実施形態では、液晶表示装置 1 9 0 0 のフレーム周波数 ( 1 秒間あたりの画面更新回数 ) として、上述したように、概ね秒間 3 0 f p s に設定しているため、V ブランク信号が入力される間隔は、約 3 3 . 3 m s ( = 1 0 0 0 m s ÷ 3 0 f p s ) となっている。つまり、周辺制御部定常処理は、約 3 3 . 3 m s ごとに繰り返し実行されるようになっているため、周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマを起動した後、次の周辺制御部定常処理が実行されるまでに、周辺制御部 1 m s タイマ割り込み処理が 3 2 回だけ実行されるようになっている。具体的には、周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマが起動されると、まず 1 回目の 1 m s タイマ割り込みが発生し、2 回目、・・・、そして 3 2 回目の 1 m s タイマ割り込みが順次発生することとなる。

20

30

#### 【 1 1 2 2 】

ステップ S 1 1 0 0 で 1 m s タイマ割り込み実行回数 S T N が 3 3 回より小さくないとき、つまり 3 3 回目の 1 m s タイマ割り込みが発生してこの周辺制御部 1 m s タイマ割り込み処理が開始されたときには、そのままこのルーチンを終了する。3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合には、本実施形態では、割り込み処理の優先順位として、周辺制御部 1 m s タイマ割り込み処理の方が周辺制御部 V ブランク割り込み処理と比べて高く設定されているものの、この 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始を強制的にキャンセルするようになっている。換言すると、本実施形態では、V ブランク信号が周辺制御基板 4 1 4 0 のシステム全体を支配する信号であるため、3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合には、周辺制御部 V ブランク割り込み処理を実行するために 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始が強制的にキャンセルさせられている。そして、V ブランク信号の発生により周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマを再び起動した後、新たに 1 回目の 1 m s タイマ割り込みの発生による周辺制御部 1 m s タイマ割り込み処理を開始するようになっている。

40

#### 【 1 1 2 3 】

一方、ステップ S 1 1 0 0 で 1 m s タイマ割り込み実行回数 S T N が 3 3 回より小さいときには、1 m s タイマ割り込み実行回数 S T N に値 1 だけ足す ( インクリメントする、ステップ S 1 1 0 2 )。この 1 m s タイマ割り込み実行回数 S T N に値 1 が足されること

50

により、図 1 4 3 の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップ S 1 0 1 0 の 1 m s 割り込みタイマ起動処理で 1 m s 割り込みタイマが起動して本ルーチンである周辺制御部 1 m s タイマ割り込み処理が実行された回数が 1 回分だけ増えることとなる。

#### 【 1 1 2 4 】

ステップ S 1 1 0 2 に続いて、モータ及びソレノイド駆動処理を行う（ステップ S 1 1 0 4 ）。このモータ及びソレノイド駆動処理では、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域 4 1 5 0 c a e にセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポインタが指示する駆動データに従って、図 1 0 0 に示した、枠装飾駆動アンプ基板 1 9 4 及びモータ駆動基板 4 1 8 0 のモータやソレノイド等の電氣的駆動源を駆動するとともに、時系列に規定された次の駆動データにポインタを更新し、このモータ及びソレノイド駆動処理を実行するごとに、ポインタを更新する。

#### 【 1 1 2 5 】

具体的には、モータ及びソレノイド駆動処理では、枠装飾駆動アンプ基板 1 9 4 への D M A シリアル連続送信処理を行う。ここでは、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 D M A コントローラ 4 1 5 0 a c を利用して枠装飾駆動アンプ基板モータ用シリアル I / O ポート連続送信を行う。この枠装飾駆動アンプ基板モータ用シリアル I / O ポート連続送信が開始されるときには、まず周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域 4 1 5 0 c a e にセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポインタが指示する駆動データに基づいて、図 4 3 に示した操作ユニット 4 0 0 のダイヤル駆動モータ 4 1 4 への駆動信号を出力するための扉側モータ駆動データ S T M - D A T を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成するとともに、図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c の枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f にセットする。そして周辺制御 M P U 4 1 5 0 a の周辺制御 C P U コア 4 1 5 0 a a は、周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に枠装飾駆動アンプ基板モータ用シリアル I / O ポートの送信を指定し、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の先頭アドレスに格納された扉側モータ駆動データ S T M - D A T のうちの最初の 1 バイトを、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、枠装飾駆動アンプ基板モータ用シリアル I / O ポートの送信バッファレジスタに転送して書き込む。これにより、枠装飾駆動アンプ基板モータ用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側モータ駆動クロック信号 S T M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始する。周辺制御 D M A コントローラ 4 1 5 0 a c は、枠装飾駆動アンプ基板モータ用シリアル I / O ポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、枠装飾駆動アンプ基板モータ用シリアル I / O ポートの送信バッファレジスタに書き込まれた 1 バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに 1 バイトのデータがなくなって空となったことを契機としている。）、周辺制御 C P U コア 4 1 5 0 a a がバスを使用していない場合に、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f に格納された残りの扉側モータ駆動データ S T M - D A T を 1 バイトずつ、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、枠装飾駆動アンプ基板モータ用シリアル I / O ポートの送信バッファレジスタに転送して書き込むことで、枠装飾駆動アンプ基板モータ用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側モータ駆動クロック信号 S T M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始し、枠装飾駆動アンプ

10

20

30

40

50

基板モータ用シリアル I / O ポートによる連続送信を行っている。

【 1 1 2 6 】

またモータ及びソレノイド駆動処理では、モータ駆動基板 4 1 8 0 への D M A シリアル連続送信処理を行う。ここでも、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 D M A コントローラ 4 1 5 0 a c を利用してモータ駆動基板用シリアル I / O ポート連続送信を行う。このモータ駆動基板用シリアル I / O ポート連続送信が開始されるときには、まず周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域 4 1 5 0 c a e にセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポインタが指示する駆動データに基づいて、図 9 5 に示した遊技盤 4 に設けられる各種可動体を可動させるためのモータやソレノイドへの駆動信号を出力するための遊技盤側モータ駆動データ S M - D A T を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成するとともに、図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c のモータ駆動基板側送信データ記憶領域 4 1 5 0 c a g にセットする。そして周辺制御 M P U 4 1 5 0 a の周辺制御 C P U コア 4 1 5 0 a a は、周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因にモータ駆動基板用シリアル I / O ポートの送信を指定し、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の先頭アドレスに格納された遊技盤側モータ駆動データ S M - D A T のうちの最初の 1 バイトを、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込む。これにより、モータ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側モータ駆動クロック信号 S M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始する。周辺制御 D M A コントローラ 4 1 5 0 a c は、モータ駆動基板用シリアル I / O ポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに書き込まれた 1 バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに 1 バイトのデータがなくなって空となったことを契機としている。）、周辺制御 C P U コア 4 1 5 0 a a がバスを使用していない場合に、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g に格納された残りの遊技盤側モータ駆動データ S M - D A T を 1 バイトずつ、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込むことで、モータ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側モータ駆動クロック信号 S M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始し、モータ駆動基板用シリアル I / O ポートによる連続送信を行っている。

【 1 1 2 7 】

ステップ S 1 1 0 4 に続いて、可動体情報取得処理を行う（ステップ S 1 1 0 6）。この可動体情報取得処理では、遊技盤 4 に設けた各種検出スイッチからの検出信号が入力されているか否かを判定することにより各種検出スイッチからの検出信号の履歴情報（例えば、原位置履歴情報、可動位置履歴情報など。）を作成し、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の可動体情報取得記憶領域 4 1 5 0 c a h にセットする。この可動体情報取得記憶領域 4 1 5 0 c a h にセットされる各種検出スイッチからの検出信号の履歴情報から遊技盤 4 に設けた各種可動体の原位置や可動位置等を取得することができる。

【 1 1 2 8 】

ステップ S 1 1 0 6 に続いて、操作ユニット情報取得処理を行う（ステップ S 1 1 0 8）。この操作ユニット情報取得処理では、図 4 3 に示した操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号が入力されているか否かを判定することにより各種検出スイッチからの検出信号の履歴情報（例えば、ダイヤル操作部 4 0 1 の回転（回転方向

10

20

30

40

50

）履歴情報、及び押圧操作部 4 0 5 の操作履歴情報など。）を作成し、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の操作ユニット情報取得記憶領域 4 1 5 0 c a i にセットする。この操作ユニット情報取得記憶領域 4 1 5 0 c a i にセットされる各種検出スイッチからの検出信号の履歴情報からダイヤル操作部 4 0 1 の回転方向や押圧操作部 4 0 5 の操作有無を取得することができる。

【 1 1 2 9 】

ステップ S 1 1 0 8 に続いて、バックアップ処理を行い（ステップ S 1 1 1 0 ）、このルーチンを終了する。このバックアップ処理では、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b と、バックアップ第 2 エリア 4 1 5 0 c c と、にそれぞれコピーしてバックアップするとともに、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 S R A M 4 1 5 0 d に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 d b と、バックアップ第 2 エリア 4 1 5 0 d c と、にそれぞれコピーしてバックアップする。

【 1 1 3 0 】

具体的には、バックアップ処理では、周辺制御 R A M 4 1 5 0 c について、図 1 0 1 に示した、バックアップ対象ワークエリア 4 1 5 0 c a における、1 m s 割り込みタイマが発生するごとに、つまり本ルーチンである周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、バックアップ対象となっている B a n k 0 ( 1 m s ) に含まれる、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f 、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g 、可動体情報取得記憶領域 4 1 5 0 c a h 、及び操作ユニット情報取得記憶領域 4 1 5 0 c a i に記憶されている内容である演出情報 ( 1 m s ) を、演出バックアップ情報 ( 1 m s ) として、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 m s ) 及び B a n k 2 ( 1 m s ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーし、そしてバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 m s ) 及び B a n k 4 ( 1 m s ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーする。

【 1 1 3 1 】

この周辺制御 D M A コントローラ 4 1 5 0 a c による B a n k 0 ( 1 m s ) に記憶されている内容の高速コピーについて簡単に説明すると、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 m s ) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 m s ) へのコピーを指定し、B a n k 0 ( 1 m s ) の先頭アドレスに格納された内容から B a n k 0 ( 1 m s ) の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 m s ) の先頭アドレスから順番にすべてコピーし、そして周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 m s ) に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 m s ) へのコピーを指定し、B a n k 0 ( 1 m s ) の先頭アドレスに格納された内容から B a n k 0 ( 1 m s ) の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 m s ) の先頭アドレスから順番にすべてコピーする。続いて、周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 m s ) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 m s ) へのコピーを指定し、B a n k 0 ( 1 m s ) の先頭アドレスに格納された内容から B a n k 0 ( 1 m s ) の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 m s ) の先頭アドレスから順番にすべてコピーし、そして周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 m s ) に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の B a n k 4 ( 1 m s ) へのコピーを指定し、B a n k 0 ( 1 m s ) の先頭アドレスに格納された内容から B a n k 0 ( 1 m s ) の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 2

10

20

30

40

50

エリア 4 1 5 0 c c の B a n k 4 ( 1 m s ) の先頭アドレスから順番にすべてコピーする。

#### 【 1 1 3 2 】

このように、周辺制御部 1 m s タイマ割り込み処理では、1 m s という期間内において、演出の進行として上述したステップ S 1 1 0 4 ~ ステップ S 1 1 0 8 の演出に関する各種処理を実行している。これに対して、図 1 4 3 の周辺制御部電源投入時処理における周辺制御部定常処理では、約 3 3 . 3 m s という期間内において、演出の進行として上述したステップ S 1 0 1 2 ~ ステップ S 1 0 3 2 の演出に関する各種処理を実行している。周辺制御部 1 m s タイマ割り込み処理では、ステップ S 1 1 0 0 で 1 m s タイマ割り込み実行回数 S T N が値 3 3 より小さくないとき、つまり 3 3 回目の 1 m s タイマ割り込みが発生してこの周辺制御部 1 m s タイマ割り込み処理が開始されたときには、そのままこのルーチンを終了するようになっているため、仮に、3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合でも、この 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始を強制的にキャンセルし、V ブランク信号の発生により周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマを再び起動した後、新たに 1 回目の 1 m s タイマ割り込みの発生による周辺制御部 1 m s タイマ割り込み処理を開始するようになっている。つまり、周辺制御部定常処理による演出の進行状態とタイマ割り込み制御である周辺制御部 1 m s タイマ割り込み処理による演出の進行状態との整合性が崩れないようになっている。したがって、演出の進行状態を確実に整合させることができる。また、上述したように、V ブランク信号が出力される間隔は、液晶表示装置 1 9 0 0 の液晶サイズによって多少変化するし、周辺制御 M P U 4 1 5 0 a と音源内蔵 V D P 4 1 6 0 a とが実装された周辺制御基板 4 1 4 0 の製造ロットにおいても V ブランク信号が出力される間隔が多少変化する場合もある。本実施形態では、V ブランク信号が周辺制御基板 4 1 4 0 のシステム全体を支配する信号であるため、3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合には、周辺制御部 V ブランク割り込み処理を実行するために 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始が強制的にキャンセルさせられている。つまり本実施形態では、V ブランク信号が出力される間隔が多少変化する場合であっても、3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始を強制的にキャンセルすることによって、この V ブランク信号が出力される間隔が多少変化するることによる時間ズレを吸収することができるようになっている。

#### 【 1 1 3 3 】

##### [ 1 5 - 1 - 4 . 周辺制御部コマンド受信割り込み処理 ]

次に、主制御基板 4 1 0 0 からの各種コマンドを受信する周辺制御部コマンド受信割り込み処理について説明する。図 1 0 0 に示した周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、主制御基板 4 1 0 0 からの各種コマンドがシリアルデータとして送信開始されると、これを契機として主周シリアルデータを周辺制御 M P U 4 1 5 0 a に内蔵する主制御基板用シリアル I / O ポートで 1 バイト ( 8 ビット ) の情報を受信バッファに取り込み、この取り込みが完了すると、これを契機として割り込みが発生し、周辺制御部コマンド受信割り込み処理を行う。主周シリアルデータは、1 パケットが 3 バイトに構成されており、1 バイト目としてステータスが割り振られ、2 バイト目としてモードが割り振られ、3 バイト目としてステータスとモードとを数値とみなしてその合計を算出したサム値が割り振られている。

#### 【 1 1 3 4 】

周辺制御部コマンド受信割り込み処理が開始されると、周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 1 4 6 に示すように、1 バイト受信期間タイマがタイムアウトしたか否かを判定する ( ステップ S 1 2 0 0 ) 。この 1 バイト受信期間タイマは、主制御基板 4 1 0 0 から送信される主周シリアルデータのうち、1 バイト ( 8 ビット ) の情報を受信し得る期間を設定するものである。



## 【 1 1 3 5 】

ステップ S 1 2 0 0 で 1 バイト受信期間タイマがタイムアウトしていないとき、つまり主制御基板 4 1 0 0 から送信される主周シリアルデータのうち、1 バイト ( 8 ビット ) の情報を受信し得る期間内であるときには、周辺制御 M P U 4 1 5 0 a の内蔵する主制御基板用シリアル I / O ポートの受信バッファから受信した 1 バイトの情報を取り込み ( ステップ S 1 2 0 2 )、受信カウンタ S R X C に値 1 を加える ( インクリメントする、ステップ S 1 2 0 4 )。この受信カウンタ S R X C は、受信バッファから取り出した回数を示すカウンタであり、主周シリアルデータの 1 バイト目であるステータスを受信バッファから取り出すと値 1、主周シリアルデータの 2 バイト目であるモードを受信バッファから取り出すと値 2、主周シリアルデータの 3 バイト目であるサム値を受信バッファから取り出すと値 3 となる。なお、受信カウンタ S R X C は、電源投入時等に初期値 0 がセットされる。

10

## 【 1 1 3 6 】

ステップ S 1 2 0 4 に続いて、受信カウンタ S R X C が値 3 であるか否か、つまり主周シリアルデータの 3 バイト目であるサム値を受信バッファから取り出したか否かを判定する ( ステップ S 1 2 0 6 )。この判定では、主周シリアルデータの 1 バイト目であるステータスに続いて、主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出したか否かを判定している。

## 【 1 1 3 7 】

ステップ S 1 2 0 6 で受信カウンタ S R X C が値 3 でないとき、つまり主周シリアルデータの 1 バイト目であるステータスに続いて、まだ主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出していないときには、1 バイト受信期間タイマのセットを行い ( ステップ S 1 2 0 8 )、このルーチンを終了する。ステップ S 1 2 0 8 で 1 バイト受信期間タイマがセットされることで、主周シリアルデータの 2 バイト目であるモード又は主周シリアルデータの 3 バイト目であるサム値を受信し得る期間が設定される。

20

## 【 1 1 3 8 】

一方、ステップ S 1 2 0 6 で受信カウンタ S R X C が値 3 であるとき、つまり主周シリアルデータの 1 バイト目であるステータスに続いて、主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出したときには、受信カウンタ S R X C に初期値 0 をセットし ( ステップ S 1 2 1 0 )、サム値を算出する ( ステップ S 1 2 1 2 )。この算出は、ステップ S 1 2 0 2 で受信バッファからすでに取り出した、主周シリアルデータの 1 バイト目であるステータスと、主周シリアルデータの 2 バイト目であるモードと、を数値とみなしてその合計 ( サム値 ) を算出する。

30

## 【 1 1 3 9 】

ステップ S 1 2 1 2 に続いて、ステップ S 1 2 0 2 で受信バッファからすでに取り出した主周シリアルデータの 3 バイト目であるサム値と、ステップ S 1 2 1 2 で算出したサム値と、が一致しているか否かを判定する ( ステップ S 1 2 1 4 )。ステップ S 1 2 0 2 で受信バッファからすでに取り出した主周シリアルデータの 3 バイト目であるサム値は、主制御基板 4 1 0 0 からの主周シリアルデータのうち、主周シリアルデータの 3 バイト目として割り振られたサム値であるため、ステップ S 1 2 1 2 で算出したサム値と一致しているはずである。ところが、パチンコ遊技機 1 は、パチンコ島設備から遊技球が供給されており、遊技球は、互いにこすれ合って帯電すると、静電放電してノイズを発生するため、パチンコ遊技機 1 はノイズの影響を受けやすい環境下にある。そこで、本実施形態では、周辺制御部 4 1 5 0 側において、受信した主周シリアルデータの 1 バイト目として割り振られたステータスと、主周シリアルデータの 2 バイト目として割り振られたモードと、を数値とみなしてその合計 ( サム値 ) を算出し、この算出したサム値が、主制御基板 4 1 0 0 からの主周シリアルデータのうち、主周シリアルデータの 3 バイト目として割り振られ

40

50

たサム値と一致しているか否かを判定している。これにより、周辺制御MPU4150aは、主制御基板4100と周辺制御基板4140との基板間において、主周シリアルデータがノイズの影響を受けて正規と異なる主周シリアルデータに変化したか否かを判定することができる。

【1140】

ステップS1214で、ステップS1202で受信バッファからすでに取り出した主周シリアルデータの3バイト目であるサム値と、ステップS1212で算出したサム値と、が一致しているときには、受信した、主周シリアルデータの1バイト目として割り振られたステータスと、主周シリアルデータの2バイト目として割り振られたモードとを、図101に示した、周辺制御MPU4150aと外付けされる周辺制御RAM4150cの受信コマンド記憶領域4150cacに記憶し(ステップS1216)、このルーチンを終了する。この受信コマンド記憶領域4150cacは、リングバッファとして用いており、主周シリアルデータの1バイト目として割り振られたステータスと、主周シリアルデータの2バイト目として割り振られたモードとは、受信コマンド記憶領域4150cacの周辺制御部受信リングバッファに記憶される。この「周辺制御部受信リングバッファ」とは、バッファの最後と先頭が繋がっているように使われるバッファのことであり、バッファの先頭から順次データを記憶し、バッファの最後まできたら最初に帰って記憶する。なお、周辺制御MPU4150aは、ステップS1216で周辺制御部受信リングバッファに記憶する際に、受信した、主周シリアルデータの1バイト目として割り振られたステータスと、主周シリアルデータの2バイト目として割り振られたモードと、を対応付けて記憶しており、3バイト目として割り振られたサム値を破棄する。

10

20

【1141】

一方、ステップS1200で1バイト受信期間タイマがタイムアウトしていないとき、つまり主制御基板4100から送信される主周シリアルデータのうち、1バイト(8ビット)の情報を受信し得る期間を超えているときには、又はステップS1214で、ステップS1202で受信バッファからすでに取り出した主周シリアルデータの3バイト目であるサム値と、ステップS1212で算出したサム値と、が一致していないときには、そのままこのルーチンを終了する。

【1142】

[15-1-5. 周辺制御部停電予告信号割り込み処理]

30

次に、図102に示した、払出制御基板4110の停電監視回路4110bからの停電予告信号が主制御基板4100を介して入力されたことを契機として実行する周辺制御部停電予告信号割り込み処理について説明する。この周辺制御部停電予告信号割り込み処理が開始されると、図100に示した周辺制御部4150の周辺制御MPU4150aは、まず2マイクロ秒タイマを起動し(ステップS1300)、停電予告信号が入力されているか否かを判定する(ステップS1302)。この判定で停電予告信号が入力されていないときには、そのままこのルーチンを終了する。

【1143】

一方、ステップS1302で停電予告信号が入力されているときには、2マイクロ秒経過したか否かを判定する(ステップS1304)。この判定では、ステップS1300で起動したタイマが2マイクロ秒経過した否かを判定している。ステップS1304で2マイクロ秒経過していないときには、ステップS1302に戻り、停電予告信号が入力されているか否かを判定し、停電予告信号が入力されていないときにはそのままこのルーチンを終了する一方、停電予告信号が入力されているときには、再びステップS1304で2マイクロ秒経過したか否かを判定する。つまりステップS1304の判定では、本ルーチンである周辺制御部停電予告信号割り込み処理が開始されて2マイクロ秒間、停電予告信号が入力され続けているか否かを判定している。

40

【1144】

ステップS1304で本ルーチンである周辺制御部停電予告信号割り込み処理が開始されて2マイクロ秒間、停電予告信号が入力され続けているときには、節電処理を行う(ス

50

テップ S 1 3 0 6 )。この節電処理では、液晶表示装置 1 9 0 0 のバックライトの消灯、遊技盤 4 に設けられるモータやソレノイドへの励磁 OFF、各種 LED の消灯等を順次実行することによりパチンコ遊技機 1 のシステム全体の消費電力を抑えることによって、パチンコ遊技機 1 の電力が遮断されても周辺制御 M P U 4 1 5 0 a が動作可能な時間である 2 0 ミリ秒の期間だけ安定動作を確保している。

【 1 1 4 5 】

ステップ S 1 3 0 6 に続いて、コマンド受信待機処理を行う ( ステップ S 1 3 0 8 )。このコマンド受信待機処理では、主制御基板 4 1 0 0 が送信中の各種コマンドがある場合を想定して、送信中のコマンドを周辺制御 M P U 4 1 5 0 a が受信することができるように、少なくとも、1 7 ミリ秒の期間だけ待機するようになっている。コマンドを受信すると、上述した、周辺制御部コマンド受信割り込み処理が開始されて、図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の受信コマンド記憶領域 4 1 5 0 c a c ( 周辺制御部受信リングバッファ ) に受信したコマンドが記憶される。

10

【 1 1 4 6 】

ステップ S 1 3 0 8 に続いて、コマンドのバックアップ処理を行う ( ステップ S 1 3 1 0 )。このコマンドのバックアップ処理では、図 1 0 1 に示した、バックアップ対象ワークエリア 4 1 5 0 c a における B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) 及び B a n k 2 ( 1 f r ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーし、そしてバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) 及び B a n k 4 ( 1 f r ) に周辺制御 D M A コントローラ 4 1 5 0 a c が高速にコピーする。

20

【 1 1 4 7 】

この周辺制御 D M A コントローラ 4 1 5 0 a c による B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容の高速コピーについて簡単に説明すると、図 1 0 1 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) に含まれる受信コマンド記憶領域へのコピーを指定し、B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト ( 例えば、1 バイト ) ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 1 ( 1 f r ) に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーし、そして周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 f r ) に含まれる受信コマンド記憶領域へのコピーを指定し、B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト ( 例えば、1 バイト ) ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の B a n k 2 ( 1 f r ) に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーする。続いて、周辺制御 M P U コア 4 1 5 0 a a が周辺制御 D M A コントローラ 4 1 5 0 a c の要求要因に B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) に含まれる受信コマンド記憶領域へのコピーを指定し、B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から B a n k 0 ( 1 f r ) に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト ( 例えば、1 バイト ) ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の B a n k 3 ( 1 f r ) に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーし

30

40

50

、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0(1fr)に含まれる受信コマンド記憶領域4150cacに記憶されている内容を、バックアップ第2エリア4150ccのBank4(1fr)に含まれる受信コマンド記憶領域へのコピーを指定し、Bank0(1fr)に含まれる受信コマンド記憶領域4150cacの先頭アドレスに格納された内容からBank0(1fr)に含まれる受信コマンド記憶領域4150cacの終端アドレスに格納された内容までを、所定バイト(例えば、1バイト)ずつ連続してバックアップ第2エリア4150ccのBank4(1fr)に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーする。

#### 【1148】

ステップS1310に続いて、停電予告信号が入力されているか否かを判定する(ステップS1312)。この判定で停電予告信号が入力されているときには、WDTクリア処理を行う(ステップS1314)。このWDTクリア処理では、周辺制御MPU4150aは、図101に示した周辺制御内蔵WDT4150afと、図100に示した周辺制御外部WDT4150eと、にクリア信号を出力して周辺制御MPU4150aにリセットがかからないようにする。

#### 【1149】

一方、ステップS1312で停電予告信号が入力されていないとき、又はステップS1314に続いて、再びステップS1312に戻り、停電予告信号が入力されているか否かを判定する。つまり、停電予告信号が入力されているか否かを無限に判定し続けることとなる。このように無限に判定し続けることにより、ステップS1312で停電予告信号が入力されていないときには、周辺制御MPU4150aは、周辺制御内蔵WDT4150afと、周辺制御外部WDT4150eと、にクリア信号を出力することができなくなり、周辺制御MPU4150aにリセットがかかる一方、ステップS1312で停電予告信号が入力されているときには、ステップS1314でWDTクリア処理を行い、周辺制御MPU4150aにリセットがかからない。なお、周辺制御MPU4150aにリセットがかかると、図143に示した周辺制御部電源投入時処理が再び開始されることとなる。

#### 【1150】

このように、ステップS1312による判定で無限ループにおいて停電予告信号の入力が継続する場合には、ステップS1314でWDTクリア処理が実行されることによって停電状態になる直前で周辺制御MPU4150aにリセットがかからないようになっている。これに対して、ステップS1312による判定で無限ループにおいて停電予告信号の入力が継続されず解除された場合には、WDTクリア処理が実行されないため、周辺制御内蔵WDT4150afと、周辺制御外部WDT4150eと、にクリア信号を出力が中断されるようになっている。これにより、ノイズなどで本ルーチンである周辺制御部停電予告信号割り込み処理が誤って開始され、そのノイズが2マイクロ秒の期間を超えて発生することでステップS1302の判定を通過したとしても、ステップS1312による判定で無限ループにおいて停電予告信号の入力が継続されず解除された場合には、ステップS1314のWDTクリア処理が実行されないことにより周辺制御MPU4150aにリセットがかかるようになっているため、そのようなノイズに対して自動的にリセット復帰することで対応することができるようになっている。

#### 【1151】

##### [15-1-6. 回転検出スイッチ履歴作成処理]

次に、図145に示した周辺制御部1msタイマ割り込み処理におけるステップS1108の操作ユニット情報取得処理の一処理として実行する回転検出スイッチ履歴作成処理について説明する。この回転検出スイッチ履歴作成処理は、図43に示した、ダイヤル操作部401の回転を検出する一対の回転検出スイッチ432a, 432bからの検出信号の履歴をそれぞれ作成する。

#### 【1152】

回転検出スイッチ履歴作成処理が開始されると、図100に示した周辺制御部4150

10

20

30

40

50

の周辺制御MPU4150aは、図148に示すように、図101に示した、周辺制御MPU4150aと外付けされる周辺制御RAM4150cの操作ユニット情報取得記憶領域4150caiから回転検出スイッチ検出履歴情報DSW0-HIST, DSW1-HISTを読み出す(ステップS1400)。この回転検出スイッチ検出履歴情報DSW0-HIST, DSW1-HISTは、それぞれ1バイト(8ビット:最上位ビットB7、B6、B5、B4、B3、B2、B1、最下位ビットB0、「B」はビットを表す。)の記憶容量を有しており、回転検出スイッチ432aからの検出信号の履歴が回転検出スイッチ検出履歴情報DSW0-HISTとして操作ユニット情報取得記憶領域4150caiに記憶され、回転検出スイッチ432bからの検出信号の履歴が回転検出スイッチ検出履歴情報DSW1-HISTとして操作ユニット情報取得記憶領域4150caiに記憶されている。

10

#### 【1153】

ステップS1400に続いて、回転検出スイッチ432a, 432bからの検出信号があるか否かを判定する(ステップS1402)。この判定は、回転検出スイッチ432aからの検出信号があるときには、図44に示した、ダイヤル操作部401に連結された従動ギア410に一定間隔で列設された複数の回転検出片410cのうちの一の回転検出片が回転検出スイッチ432aの光軸を非遮断状態から遮断状態に遷移した状態であると判定する一方、回転検出スイッチ432aからの検出信号がないときには、一の回転検出片が回転検出スイッチ432aの光軸を遮断状態から非遮断状態に遷移した状態と判定する。また、回転検出スイッチ432bからの検出信号があるときには、一の回転検出片が回転検出スイッチ432bの光軸を非遮断状態から遮断状態に遷移した状態であると判定する一方、回転検出スイッチ432bからの検出信号がないときには、一の回転検出片が回転検出スイッチ432bの光軸を遮断状態から非遮断状態に遷移した状態と判定する。

20

#### 【1154】

ステップS1402で回転検出スイッチ432aからの検出信号があるとき、又は回転検出スイッチ432bからの検出信号があるときには、回転検出スイッチ検出履歴情報のシフト処理を行う(ステップS1404)。この回転検出スイッチ検出履歴情報のシフト処理では、回転検出スイッチ432aからの検出信号があるときには、ステップS1400で読み出した回転検出スイッチ検出履歴情報DSW0-HISTを、最上位ビットB7 B6、B6 B5、B5 B4、B4 B3、B3 B2、B2 B1、B1 最下位ビットB0という具合に、最下位ビットB0から最上位ビットB7に向かって1ビットずつシフトする一方、回転検出スイッチ432bからの検出信号があるときには、ステップS1400で読み出した回転検出スイッチ検出履歴情報DSW1-HISTを、最上位ビットB7 B6、B6 B5、B5 B4、B4 B3、B3 B2、B2 B1、B1 最下位ビットB0という具合に、最下位ビットB0から最上位ビットB7に向かって1ビットずつシフトする。

30

#### 【1155】

ステップS1404で回転検出スイッチ検出履歴情報DSW0-HISTをシフトした場合には回転検出スイッチ検出履歴情報DSW0-HISTの最下位ビットB0に値1をセットする一方、回転検出スイッチ検出履歴情報DSW1-HISTをシフトした場合には回転検出スイッチ検出履歴情報DSW1-HISTの最下位ビットB0に値1をセットし(ステップS1406)、このルーチンを終了する。

40

#### 【1156】

一方、ステップS1402で回転検出スイッチ432aからの検出信号がないとき、又は回転検出スイッチ432bからの検出信号がないときには、回転検出スイッチ検出履歴情報のシフト処理を行う(ステップS1408)。この回転検出スイッチ検出履歴情報のシフト処理では、ステップS1404の回転検出スイッチ検出履歴情報のシフト処理と同一の処理を行い、回転検出スイッチ432aからの検出信号がないときには、ステップS1400で読み出した回転検出スイッチ検出履歴情報DSW0-HISTを、最上位ビットB7 B6、B6 B5、B5 B4、B4 B3、B3 B2、B2 B1、B1

50

最下位ビット B 0 という具合に、最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトする一方、回転検出スイッチ 4 3 2 b からの検出信号がないときには、ステップ S 1 4 0 0 で読み出した回転検出スイッチ検出履歴情報 D S W 1 - H I S T を、最上位ビット B 7 B 6、B 6 B 5、B 5 B 4、B 4 B 3、B 3 B 2、B 2 B 1、B 1 最下位ビット B 0 という具合に、最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトする。

#### 【 1 1 5 7 】

ステップ S 1 4 0 8 で回転検出スイッチ検出履歴情報 D S W 0 - H I S T をシフトした場合には回転検出スイッチ検出履歴情報 D S W 0 - H I S T の最下位ビット B 0 に値 0 をセットする一方、回転検出スイッチ検出履歴情報 D S W 1 - H I S T をシフトした場合には回転検出スイッチ検出履歴情報 D S W 1 - H I S T の最下位ビット B 0 に値 0 をセットし（ステップ S 1 4 1 0 ）、このルーチンを終了する。

#### 【 1 1 5 8 】

このように、この回転検出スイッチ履歴作成処理が実行されるごとに、回転検出スイッチ検出履歴情報 D S W 0 - H I S T、D S W 1 - H I S T を最下位ビット B 0 から最上位ビット B 7 に向かって 1 ビットずつシフトしたのち、最下位ビット B 0 に値 1 又は値 0 がセットされるため、回転検出スイッチ 4 3 2 a、4 3 2 b からの検出信号の履歴を作成することができる。

#### 【 1 1 5 9 】

次に、上述した回転検出スイッチ検出履歴情報 D S W 0 - H I S T、D S W 1 - H I S T から、ダイヤル操作部 4 0 1 が停止している状態であるか（換言すると、ダイヤル駆動モータ 4 1 4 が脱調している状態であるか）、時計方向に回転している状態であるか、反時計方向に回転している状態であるか、を判定する方法について、図 1 4 9 ~ 図 1 5 1 を参照して説明する。図 1 4 9 は回転操作ユニットにおけるダイヤル操作部の時計方向の回転に伴う従動ギアの回転検出片と一对の回転検出スイッチとの位置関係を示す説明図であり、図 1 5 0 は回転操作ユニットにおけるダイヤル操作部の反時計方向の回転に伴う従動ギアの回転検出片と一对の回転検出スイッチとの位置関係を示す説明図であり、図 1 5 1 ( A ) は回転操作ユニットにおけるダイヤル操作部の時計方向の回転に伴う一对の回転検出スイッチの O N / O F F を示す一覧表図であり、図 1 5 1 ( B ) はダイヤル操作部の反時計方向の回転に伴う一对の回転検出スイッチの O N / O F F を示す一覧表図である。

#### 【 1 1 6 0 】

回転検出スイッチ検出履歴情報 D S W 0 - H I S T、D S W 1 - H I S T は、上述したように、それぞれ 1 バイト（8 ビット：最上位ビット B 7、B 6、B 5、B 4、B 3、B 2、B 1、最下位ビット B 0、「B」はビットを表す。）の記憶容量を有しており、回転検出スイッチ 4 3 2 a からの検出信号の履歴が回転検出スイッチ検出履歴情報 D S W 0 - H I S T として図 1 0 1 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の操作ユニット情報取得記憶領域 4 1 5 0 c a i に記憶され、回転検出スイッチ 4 3 2 b からの検出信号の履歴が回転検出スイッチ検出履歴情報 D S W 1 - H I S T として周辺制御 R A M 4 1 5 0 c の操作ユニット情報取得記憶領域 4 1 5 0 c a i に記憶されている。このため、ダイヤル操作部 4 0 1 が停止している状態であるか（換言すると、ダイヤル駆動モータ 4 1 4 が脱調している状態であるか）、時計方向に回転している状態であるか、反時計方向に回転している状態であるか、を判定する場合には、操作ユニット情報取得記憶領域 4 1 5 0 c a i から回転検出スイッチ検出履歴情報 D S W 0 - H I S T、D S W 1 - H I S T を読み出し、検出判定値と一致しているか否かにより行う。この検出判定値は、図 1 0 0 に示した周辺制御 R O M 4 1 5 0 b に予め記憶されており、図 1 0 1 に示した周辺制御 R A M 4 1 5 0 c の周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e に電源投入時等においてコピーされたものが読み出されて使用されるようになっている。検出判定値として予め設定されたデータは、「0 0 0 0 1 1 1 1 B（「B」はビットを表す。）」であり、上位 4 ビットの B 7 ~ B 4 が値 0、下位 4 ビットの B 3 ~ B 0 が値 1 となっている。つまり、この判定では、回転検出スイッチ検出履

10

20

30

40

50

歴情報 D S W 0 - H I S T , D S W 1 - H I S T の下位 4 ビット B 3 ~ B 0 と検出判定値の下位 4 ビット B 3 ~ B 0 とが一致しているか否かにより行う。

【 1 1 6 1 】

具体的には、回転検出スイッチ検出履歴情報 D S W 0 - H I S T の下位 4 ビット B 3 ~ B 0 が値 1 となる場合は、4 回の 1 m s タイマ割り込みの発生で続けて、回転検出スイッチ 4 3 2 a がダイヤル操作部 4 0 1 と一体的に回転する従動ギア 4 1 0 の回転検出片 4 1 0 c を検出したことを意味し、回転検出スイッチ検出履歴情報 D S W 1 - H I S T の下位 4 ビット B 3 ~ B 0 が値 1 となる場合は、4 回の 1 m s タイマ割り込みの発生で続けて、回転検出スイッチ 4 3 2 b がダイヤル操作部 4 0 1 と一体的に回転する従動ギア 4 1 0 の回転検出片 4 1 0 c を検出したことを意味している。

10

【 1 1 6 2 】

次に、ダイヤル操作部 4 0 1 の回転方向の検出について説明する。回転検出スイッチ 4 3 2 a , 4 3 2 b は、上述したように、ダイヤル操作部 4 0 1 と一体的に回転する従動ギア 4 1 0 の回転検出片 4 1 0 c を検出することにより、ダイヤル操作部 4 0 1 の回転方向を検出するようになっている。なお、図 1 4 9 ~ 図 1 5 1 中には、回転検出スイッチ 4 3 2 a を「 A 」と記載すると共に、回転検出スイッチ 4 3 2 b を「 B 」と記載する。また、以下に示すステップ 1 ~ ステップ 4 は、それぞれ回転検出スイッチ 4 3 2 a , 4 3 2 b を基準としたダイヤル操作部 4 0 1 の 4 種類の回転位置のことであり、ダイヤル操作部 4 0 1 が回転することで、ステップ 1、ステップ 2、ステップ 3、そしてステップ 4 へと順次、回転位置が移行するものであり、ステップ 4 へ移行した後は、再度ステップ 1 へ戻る。

20

【 1 1 6 3 】

ダイヤル操作部 4 0 1 が時計方向へ回転する場合は、図 1 4 9 に示すように、ステップ 1 として、回転検出スイッチ 4 3 2 a , 4 3 2 b が従動ギア 4 1 0 の回転検出片 4 1 0 c を検出し、その後、ダイヤル操作部 4 0 1 の時計方向への回転に伴うステップ 2 への移行により、回転検出スイッチ 4 3 2 a が回転検出片 4 1 0 c を検出する一方、従動ギア 4 1 0 のスリット 4 1 0 d が回転検出スイッチ 4 3 2 b へ移動して回転検出スイッチ 4 3 2 b が回転検出片 4 1 0 c を検出しないステップへ移行する。その後、ダイヤル操作部 4 0 1 の時計方向への回転に伴うステップ 3 への移行により、従動ギア 4 1 0 のスリット 4 1 0 d が各回転検出スイッチ 4 3 2 a , 4 3 2 b へ移動して回転検出スイッチ 4 3 2 a , 4 3 2 b が共に回転検出片 4 1 0 c を検出しないステップへ移行する。そして、ダイヤル操作部 4 0 1 の時計方向への回転に伴うステップ 4 への移行により、従動ギア 4 1 0 のスリット 4 1 0 d が回転検出スイッチ 4 3 2 a へ移動して回転検出スイッチ 4 3 2 a が回転検出片 4 1 0 c を検出しない一方、回転検出スイッチ 4 3 2 b が回転検出片 4 1 0 c を検出するステップへ移行する。

30

【 1 1 6 4 】

一方、ダイヤル操作部 4 0 1 が反時計方向へ回転する場合は、図 1 5 0 に示すように、ステップ 1 として、両方の回転検出スイッチ 4 3 2 a , 4 3 2 b が従動ギア 4 1 0 の回転検出片 4 1 0 c を検出し、その後、ダイヤル操作部 4 0 1 の反時計方向への回転に伴うステップ 2 への移行により、従動ギア 4 1 0 のスリット 4 1 0 d が回転検出スイッチ 4 3 2 a へ移動して回転検出スイッチ 4 3 2 a が回転検出片 4 1 0 c を検出しない一方、回転検出スイッチ 4 3 2 b が回転検出片 4 1 0 c を検出するステップへ移行する。その後、ダイヤル操作部 4 0 1 の反時計方向への回転に伴うステップ 3 への移行により、従動ギア 4 1 0 のスリット 4 1 0 d が各回転検出スイッチ 4 3 2 a , 4 3 2 b へ移動して回転検出スイッチ 4 3 2 a , 4 3 2 b が共に回転検出片 4 1 0 c を検出しないステップへ移行する。そして、ダイヤル操作部 4 0 1 の反時計方向への回転に伴うステップ 4 への移行により、回転検出スイッチ 4 3 2 a が回転検出片 4 1 0 c を検出する一方、従動ギア 4 1 0 のスリット 4 1 0 d が回転検出スイッチ 4 3 2 b へ移動して回転検出スイッチ 4 3 2 b が回転検出片 4 1 0 c を検出しないステップへ移行する。

40

【 1 1 6 5 】

つまり、ダイヤル操作部 4 0 1 が時計方向へ回転する場合の回転検出スイッチ 4 3 2 a

50

、432bのON(回転検出片410cの検出あり)/OFF(回転検出片410cの検出なし)動作は、図151(A)に示すように、ステップ1で回転検出スイッチ432a、432bが共に「ON」であり、ステップ2で回転検出スイッチ432aが「ON」を継続する一方、回転検出スイッチ432bが「OFF」となる。その後、ステップ3で回転検出スイッチ432a、432bが共に「OFF」となった後に、ステップ4で回転検出スイッチ432aが「OFF」を継続する一方、回転検出スイッチ432bが「ON」となる。その後は、再度、ステップ1に戻り、回転検出スイッチ432a、432bが共に「ON」となる。

【1166】

一方、ダイヤル操作部401が反時計方向へ回転する場合の回転検出スイッチ432a、432bのON/OFF動作は、図151(B)に示すように、ステップ1で回転検出スイッチ432a、432bが共に「ON」であり、ステップ2で回転検出スイッチ432bが「ON」を継続する一方、回転検出スイッチ432aが「OFF」となる。その後、ステップ3で回転検出スイッチ432a、432bが共に「OFF」となった後に、ステップ4で回転検出スイッチ432bが「OFF」を継続する一方、回転検出スイッチ432aが「ON」となる。その後は、再度、ステップ1に戻り、回転検出スイッチ432a、432bが共に「ON」となる。

【1167】

なお、ダイヤル操作部401が時計方向、又は反時計方向へ回転していない停止した場合には、回転検出スイッチ432a、432bからの検出に変化が生じなくなるため、ステップ1～ステップ4において回転検出スイッチ432a、432bによるON/OFF動作の切替りがまったくなくなる。

【1168】

このように、回転検出スイッチ432a、432bは、上述した各ステップ1～ステップ4でのON/OFFに基づいてダイヤル操作部401の回転方向を検出することができるようになっている。遊技者の操作によってダイヤル操作部401が操作された場合には、回転検出スイッチ432a、432bのON/OFF状態の切替りを検出することによりダイヤル操作部401が回転操作されたことを検出して回転方向を把握することができるし、回転検出スイッチ432a、432bのON/OFF状態の切替りがまったくないことを検出することによりダイヤル操作部401が停止している状態であることを把握することができる。

【1169】

また、周辺制御MPU4150aは、ダイヤル操作部401を時計方向、又は反時計方向へ回転させている制御を実行している場合に、遊技者が指や手のひらでダイヤル操作部401を押さえてダイヤル操作部401の回転を強制的に停止させたときには、回転検出スイッチ432a、432bのON/OFF状態の切替りがまったくないことを検出することにより、ダイヤル操作部401を時計方向、又は反時計方向へ回転させる、ステップモータであるダイヤル駆動モータ414が脱調している状態であることを把握することができる。

【1170】

[16. 演出]

次に、液晶表示装置1900の表示領域に表示される演出について簡単に説明する。液晶表示装置1900の表示領域に表示される演出は、図143に示した周辺制御部電源投入時処理におけるステップS1009～ステップS1038の周辺制御部定常処理等により実行されるようになっている。図154は演出の一例を示す図であり、図155は図154の演出の続きの一例を示す図である。図95に示した上始動口2101への遊技球の受入れにより抽選された第一特別抽選結果、又は図95に示した下始動口2102への遊技球の受入れにより抽選された第二特別抽選結果が「大当り」となると、上述したように、大当りの種類を、大当り図柄乱数を更新するカウンタの値を取り出して確変当り判定値と一致するか否かを判定することにより確変当り判定値と対応するものが特定されて選択

10

20

30

40

50



されるようになっている。ここでは、図 9 5 に示した大入賞口 2 1 0 3 の開閉動作の繰返し回数（ラウンド数）が 1 ラウンド～ 8 ラウンドまでの計 8 ラウンドとなる、上述した大当り 5 の 8 R 潜伏確変大当りについて簡単に説明する。大当り 5 の 8 R 潜伏確変大当りにおける各ラウンドでは、所定時間（例えば、30 秒間）内において、大入賞口 2 1 0 3 に遊技球が入球して、その球数が所定個数（例えば、7 球）となると、そのラウンドが消化するようになっており、大入賞口 2 1 0 3 に遊技球が 1 球入球するごとに、所定個数（例えば、15 球）の遊技球が払い出されるようになっている。

#### 【 1 1 7 1 】

上始動口 2 1 0 1 への遊技球の受入れにより抽選された第一特別抽選結果、又は下始動口 2 1 0 2 への遊技球の受入れにより抽選された第二特別抽選結果は、主制御基板 4 1 0 0 からのコマンドに基づいて、周辺制御基板 4 1 4 0 の周辺制御部 4 1 5 0 が液晶及び音制御部 4 1 6 0 を制御することにより、図 1 5 4 ( a ) に示すように、液晶表示装置 1 9 0 0 の表示領域の左側には装飾図柄 1 9 0 0 a、中央には装飾図柄 1 9 0 0 b、そして右側には装飾図柄 1 9 0 0 c の変動表示が開始され、所定時間経過した後に装飾図柄 1 9 0 0 a ~ 1 9 0 0 c の変動表示が停止されて第一特別抽選結果又は第二特別抽選結果を遊技者が認識することができるようになっている（図 9 1 に示した機能表示ユニット 1 1 8 0 の上特別図柄表示器 1 1 8 5 又は下特別図柄表示器 1 1 8 6 で表示された第一特別図柄又は第二特別図柄においても第一特別抽選結果又は第二特別抽選結果を確認することができる）。装飾図柄 1 9 0 0 a ~ 1 9 0 0 c は背景画像が視認できる程度に半透明であり、装飾図柄 1 9 0 0 a は表示領域の左上側から左下側に向かって、装飾図柄 1 9 0 0 b は表示領域の中央上側から中央下側に向かって、装飾図柄 1 9 0 0 c は表示領域の右上側から右下側に向かってそれぞれリールが回転しているかのような態様で変動表示されるようになっている。

#### 【 1 1 7 2 】

装飾図柄 1 9 0 0 a ~ 1 9 0 0 c の変動表示が開始され、所定時間経過した後に装飾図柄 1 9 0 0 a、1 9 0 0 c の変動表示が同一の装飾図柄で停止されて、リーチが形成されると、図 1 5 4 ( b ) に示すように、「押圧操作部を連打して大当りを引きよせろ！」という旨を伝えるメッセージ M G A が液晶表示装置 1 9 0 0 の表示領域の中央に表示され、図 4 1 に示した操作ユニット 4 0 0 の押圧操作部 4 0 5 を模したボタンスイッチ B T N が表示領域の中央下側に表示されるようになっている。このとき、図 1 0 0 に示した、周辺制御基板 4 1 4 0 における周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させるために、図 4 3 に示したフルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドを、枠周辺中継端子板 8 6 8、そして周辺扉中継端子板 8 8 2 を介して、図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 の L E D 階調駆動制御部 1 9 4 d に出力する。このとき、周辺制御 M P U 4 1 5 0 a は、上述した電力供給許可信号を図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力する。これにより、リレー駆動制御部 1 9 4 c a により + 9 V 作成回路 1 9 4 a からの + 9 V がリレー W A R Y 0 に供給されるため、リレー W A R Y 0 のコイルに駆動電流が供給されてリレー W A R Y 0 が O N し、操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作により圧電素子 4 2 5 が発電した電力は、全波整流回路 1 9 4 b により全波整流され、抵抗 W A R 0 を介して、操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d の青色発光端子である B 端子に供給されるように回路接続されることとなる。遊技者は、このメッセージ M G A を見ると、赤色と緑色との中間色（例えば、黄色）に発光する操作ユニット 4 0 0 の押圧操作部 4 0 5 を連打する操作を行う。遊技者が押圧操作部 4 0 5 を連打すると、赤色と緑色との中間色（例えば、黄色）に青色が加わり、操作ユニット 4 0 0 の発光態様に遊技者の意志により変化を付与することができる。遊技者が押圧操作部 4 0 5 を操作する力（押す力）と圧電素子 4 2 5 が発電する電力と、がほぼ比例するため、操作する力の強弱により赤色と緑色との中間色（例えば、黄色）に加わる青色の量も強弱することができるようになっている。

10

20

30

40

50

## 【 1 1 7 3 】

続いて、図 1 5 4 ( c ) に示すように、「大当たりまでもう少し押圧操作部を連打して！」という旨を伝えるメッセージ M G B が液晶表示装置 1 9 0 0 の表示領域の中央に表示され、図 4 1 に示した操作ユニット 4 0 0 の押圧操作部 4 0 5 を模したボタンスイッチ B T N が表示領域の中央下側に表示されるようになっていいる。遊技者は、このメッセージ M G B を見ると、赤色と緑色との中間色（例えば、黄色）に発光する操作ユニット 4 0 0 の押圧操作部 4 0 5 をさらに連打する操作を行う。

## 【 1 1 7 4 】

装飾図柄 1 9 0 0 a ~ 1 9 0 0 c の変動表示が停止されて、停止表示された装飾図柄 1 9 0 0 a ~ 1 9 0 0 c の組み合わせが大当たりとなる組み合わせとなった場合には、図 1 5 5 ( d ) に示すように、「大当たり」である旨を伝えるメッセージ M G C が液晶表示装置 1 9 0 0 の表示領域の中央上側に表示され、この大当たりとなる組み合わせの結果が大当たりする確率を通常時（低確率）に比べて高く設定された高確率（確変時）に変化させるものでないときには「押圧操作部を操作して確変昇格をねえ！」という旨を伝えるメッセージ M G D が表示領域の中央に表示され、図 4 1 に示した操作ユニット 4 0 0 の押圧操作部 4 0 5 を模したボタンスイッチ B T N が表示領域の中央下側に表示されるようになっていいる。遊技者は、このメッセージ M G D を見ると、赤色と緑色との中間色（例えば、黄色）に発光する操作ユニット 4 0 0 の押圧操作部 4 0 5 を押す操作を行う。この演出は、遊技者に操作ユニット 4 0 0 の押圧操作部 4 0 5 を操作させることにより、大当たりする確率を通常時（低確率）に比べて高く設定された高確率（確変時）に変化させることができる機会を遊技者に付与するために行う。

## 【 1 1 7 5 】

続いて、大当たり遊技状態が開始されると、周辺制御 M P U 4 1 5 0 a は、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させた状態を解除するために、フルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドの出力を停止するとともに、電力供給許可信号を枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力しない状態を維持する。液晶表示装置 1 9 0 0 の表示領域には、液晶表示装置 1 9 0 0 の表示領域の左上側に何回目のラウンドであるかを伝えるメッセージ M G E が表示されるようになっていいる。そして、ラウンドの消化が進んで、8 回目の最終ラウンドを開始すると、図 1 5 5 ( e ) に示すように、液晶表示装置 1 9 0 0 の表示領域の左上側に 8 回目の最終ラウンドであることを伝えるメッセージ M G E が表示され、図 1 5 5 ( d ) において、遊技者が操作ユニット 4 0 0 の押圧操作部 4 0 5 を押しても確変昇格することができなかった場合には、「昇格チャンス」の演出を実行する旨を伝えるメッセージ M G F が液晶表示装置 1 9 0 0 の表示領域の中央やや上側に表示され、もう一度「押圧操作部を操作して確変昇格をねえ！」という旨を伝えるメッセージ M G D が表示領域の中央に表示され、図 4 1 に示した操作ユニット 4 0 0 の押圧操作部 4 0 5 を模したボタンスイッチ B T N が表示領域の中央下側に表示されるようになっていいる。このとき、周辺制御 M P U 4 1 5 0 a は、操作ユニット 4 0 0 の押圧操作部 4 0 5 を再び赤色と緑色との中間色（例えば、黄色）に発光させるために、フルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドを、枠周辺中継端子板 8 6 8、そして周辺扉中継端子板 8 8 2 を介して、枠装飾駆動アンプ基板 1 9 4 の L E D 階調駆動制御部 1 9 4 d に出力する。このとき、周辺制御 M P U 4 1 5 0 a は、上述した電力供給許可信号を図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力する。これにより、リレー駆動制御部 1 9 4 c a により + 9 V 作成回路 1 9 4 a からの + 9 V がリレー W A R Y 0 に供給されるため、リレー W A R Y 0 のコイルに駆動電流が供給されてリレー W A R Y 0 が O N し、操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作により圧電素子 4 2 5 が発電した電力は、全波整流回路 1 9 4 b により全波整流され、抵抗 W A R 0 を介して、操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d の青色発光端子である B 端子に供給されるように回路接続されることとなる。遊技者は、このメッセージ M G D を見ると、赤色と緑色との中間色（

10

20

30

40

50

例えば、黄色)に発光する操作ユニット400の押圧操作部405を押す操作を行う。この昇格チャンスという演出は、遊技者に操作ユニット400の押圧操作部405を操作させることにより、大当たりする確率を通常時(低確率)に比べて高く設定された高確率(確変時)に変化させることができる機会を遊技者にもう一度付与するために行う。

#### 【1176】

最終ラウンドが終了すると、周辺制御MPU4150aは、操作ユニット400の押圧操作部405を赤色と緑色との中間色(例えば、黄色)に発光させた状態を解除するために、フルカラーLED432dを赤色と緑色との中間色(例えば、黄色)に発光させる扉枠側点灯点滅コマンドの出力を停止するとともに、電力供給許可信号を枠装飾駆動アンプ基板194のリレー駆動制御部194caに出力しない状態を維持する。

10

#### 【1177】

なお、主制御基板4100は、上始動口2101への遊技球の受入れにより抽選された第一特別抽選結果、又は図95に示した下始動口2102への遊技球の受入れにより抽選された第二特別抽選結果により、確率変動を発生させるか否かをすでに決定し、その結果を、周辺制御基板4140の周辺制御部4150に伝えているため、実際に、遊技者による操作ユニット400の押圧操作部405の操作によって確率変動が発生するものではない。また、周辺制御基板4140の周辺制御部4150は、主制御基板4100からのコマンドにより確率変動を発生させると決定したことを知っていても、停止表示させる装飾図柄1900a~1900bの組み合わせとして、わざと、確率変動を発生させない組み合わせを表示させて、図155(d),(e)の昇格チャンスを実行することにより、遊技者に操作ユニット400の押圧操作部405を押させたことを契機として確率変動を発生させているかのような制御を行うようになっている。

20

#### 【1178】

最終ラウンドが消化して大当たり5の8R潜伏確変大当たりが終了すると、周辺制御MPU4150aは、操作ユニット400の押圧操作部405を赤色と緑色との中間色(例えば、黄色)に発光させた状態を解除するために、フルカラーLED432dを赤色と緑色との中間色(例えば、黄色)に発光させる扉枠側点灯点滅コマンドの出力を停止するとともに、電力供給許可信号を枠装飾駆動アンプ基板194のリレー駆動制御部194caに出力しない状態を維持する。

#### 【1179】

なお、本実施形態では、大当たり5の8R潜伏確変大当たりに加えて、大当たりの種類が、上述したように、大当たり1の15R確変大当たり、大当たり2の15R非確変大当たり(15R通常大当たり)、大当たり3の8R確変大当たり、大当たり4の8R非確変大当たり(8R通常大当たり)、大当たり6特定6の2R確変大当たり、大当たり7の2R非確変大当たり(2R通常大当たり)、及び大当たり8の2R潜伏確変大当たりにおいても、図154(b),(c)に示した、遊技者に操作ユニット400の押圧操作部405を押す操作を促す演出が実行されるようになっているため、遊技者は、どの種類の大当たりとなるか分からないようになっている。また、これら的大当たり1~大当たり8においても、赤色と緑色との中間色(例えば、黄色)に発光する操作ユニット400の押圧操作部405を遊技者が連打すると、上述したように、赤色と緑色との中間色(例えば、黄色)に加わる青色の量も強弱することができるため、遊技者が操作ユニット400の押圧操作部405を連打すればするほど操作ユニット400の発光態様が変化することにより、大当たりする確率を通常時(低確率)に比べて高く設定された高確率(確変時)に変化させることができる示唆チャンスという演出を、遊技者自身による操作ユニット400の押圧操作部405の操作により生み出されるようになっている。したがって、遊技者の遊技意欲の低下を抑制することができる。

30

40

#### 【1180】

以上説明した本実施形態のパチンコ遊技機1によれば、図97の主制御基板4100、図100の周辺制御基板4140、図43の操作ユニット400の押圧操作部405を備えている。主制御基板4100は、図7の打球発射装置650から発射された遊技球が図95の遊技領域1100に設けられた始動領域である図95の上始動口2101又は下始

50

動口 2 1 0 2 に入球したことに基づいて遊技者に利益を付与するか否かの当落判定として図 1 2 3 の主制御側タイマ割り込み処理におけるステップ S 8 6 の特別図柄及び特別電動役物制御処理において特別抽選を行ってこの抽選結果である当落判定の結果に基づく図 1 1 8 及び図 1 1 9 の各種コマンドを図 1 2 3 の主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理において出力する。周辺制御基板 4 1 4 0 は、主制御基板 4 1 0 0 からの図 1 1 8 及び図 1 1 9 の各種コマンドに基づいて、発光体である図 4 3 の操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d を発光させるとともに図 9 5 の液晶表示装置 1 9 0 0 の表示領域に各種画像を表示して演出の進行を制御するものであり、遊技者に対して特定動作を促す旨を伝える画面である図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、液晶表示装置 1 9 0 0 に図 1 5 5 ( d )、( e ) のメッセージ M G D を液晶表示装置 1 9 0 0 の表示領域に表示して特定演出を進行することができる。

10

#### 【 1 1 8 1 】

本実施形態のパチンコ遊技機 1 では、さらに、図 4 3 の操作ユニット 4 0 0 の圧電素子 4 2 5 を備えている。発電手段である操作ユニット 4 0 0 の圧電素子 4 2 5 は、操作ユニット 4 0 0 の押圧操作部 4 0 5 が操作されると、その操作により得られる運動エネルギーを電力に変換することができるものである。具体的には、操作ユニット 4 0 0 の押圧操作部 4 0 5 が操作されると、押圧操作部 4 0 5 が下方へ移動し、図 4 3 に示した、ボタン本体 4 0 6 の押圧検出片 4 0 6 c がボタン装飾基板 4 3 2 に形成された貫通孔 4 3 2 h を通り抜けて、下カバー 4 2 4 に取り付けられた圧電素子 4 2 5 の表面に衝突して圧電素子 4 2 5 を押し込んで圧電素子 4 2 5 がたわみ、押圧操作部 4 0 5 が操作されなくなると、バネ 4 1 8 の付勢力により押圧操作部 4 0 5 が上方へ向かって押し上げられることにより押圧検出片 4 0 6 c も上方へ向かって押し上げられ、圧電素子 4 2 5 のたわみが解消されて元に戻る。つまり、押圧操作部 4 0 5 の上下方向の移動による運動エネルギーが圧電素子 4 2 5 によって交流という電力に変換することができるようになっている。換言すると、発電手段である操作ユニット 4 0 0 の圧電素子 4 2 5 は、操作ユニット 4 0 0 の押圧操作部 4 0 5 が操作されると、その操作による衝撃から電力を発生することができる。

20

#### 【 1 1 8 2 】

周辺制御基板 4 1 4 0 は、少なくとも、図 1 1 6 の枠装飾駆動アンプ基板 1 9 4 のリレー W A R Y 0 を備えている。電力開閉手段である枠装飾駆動アンプ基板 1 9 4 のリレー W A R Y 0 は、発電手段である図 4 3 の操作ユニット 4 0 0 の圧電素子 4 2 5 と、発光体である図 4 3 の操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d と、の間に設けられ、フルカラー L E D 4 3 2 d への圧電素子 4 2 5 が発電した電力を開閉することができるものである。周辺制御基板 4 1 4 0 は、遊技者に対して操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作を促す旨を伝える画面である図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、図 1 5 5 ( d )、( e ) のメッセージ M G D を液晶表示装置 1 9 0 0 の表示領域に表示して特定演出を進行すると、電力開閉手段である枠装飾駆動アンプ基板 1 9 4 のリレー W A R Y 0 を制御して発光体であるフルカラー L E D 4 3 2 d と発電手段である圧電素子 4 2 5 とを電氣的に接続して遊技者による操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作により圧電素子 4 2 5 が発電した電力をフルカラー L E D 4 3 2 d へ供給し、特定演出が終了すると、圧電素子 4 2 5 が発電した電力がフルカラー L E D 4 3 2 d へ供給されないように、リレー W A R Y 0 を制御してフルカラー L E D 4 3 2 d と圧電素子 4 2 5 とを電氣的に非接続することができるようになっている。

30

40

#### 【 1 1 8 3 】

具体的には、周辺制御基板 4 1 4 0 における周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、図 1 5 5 ( d )、( e ) のメッセージ M G D を液晶表示装置 1 9 0 0 の表示領域に表示して特定演出を進行すると、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させるために、図 4 3 に示したフルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドを、枠周辺中継

50

端子板 8 6 8、そして周辺扉中継端子板 8 8 2 を介して、図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 の L E D 階調駆動制御部 1 9 4 d に出力する。このとき、周辺制御 M P U 4 1 5 0 a は、上述した電力供給許可信号を図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力する。これにより、リレー駆動制御部 1 9 4 c a により + 9 V 作成回路 1 9 4 a からの + 9 V がリレー W A R Y 0 に供給されるため、リレー W A R Y 0 のコイルに駆動電流が供給されてリレー W A R Y 0 が O N し、操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作により圧電素子 4 2 5 が発電した電力は、全波整流回路 1 9 4 b により全波整流され、抵抗 W A R 0 を介して、操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d の青色発光端子である B 端子に供給されるように回路接続されることとなる。特定演出が終了すると、周辺制御 M P U 4 1 5 0 a は、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させた状態を解除するために、フルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドの出力を停止するとともに、電力供給許可信号を枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力しない状態を維持する。

10

20

30

40

50

#### 【 1 1 8 4 】

このように、操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作を促す旨を伝える画像が液晶表示装置 1 9 0 0 の表示領域に表示されて、特定演出が進行されると、発光体である図 4 3 の操作ユニット 4 0 0 のフルカラー L E D 4 3 2 d と発電手段である図 4 3 の操作ユニット 4 0 0 の圧電素子 4 2 5 とが電気的に接続されるようになっているため、遊技者が操作ユニット 4 0 0 の押圧操作部 4 0 5 を操作すると、その操作により圧電素子 4 2 5 が発電した電力がフルカラー L E D 4 3 2 d へ供給され、フルカラー L E D 4 3 2 d が発光することができるようになっている。フルカラー L E D 4 3 2 d は、特定演出が進行されると、上述したように、その発光態様が赤色と緑色との中間色（例えば、黄色）となるように制御されるようになっている。このとき、操作ユニット 4 0 0 の押圧操作部 4 0 5 を遊技者が操作すると、赤色と緑色との中間色（例えば、黄色）に青色が加わることにより遊技者が操作ユニット 4 0 0 の押圧操作部 4 0 5 を操作すればするほど操作ユニット 4 0 0 の発光態様が変化するため、大当たりする確率を通常時（低確率）に比べて高く設定された高確率（確変時）に変化させることができる示唆チャンスという演出を、遊技者自身による操作ユニット 4 0 0 の押圧操作部 4 0 5 の操作により生み出すことができるようになっている。したがって、遊技者の遊技意欲の低下を抑制することができる。

#### 【 1 1 8 5 】

##### [ 1 7 . 別例 ]

なお、本発明は上述した実施形態に何ら限定されるものではなく、本発明の技術的範囲に属する限り種々の態様で実施し得ることはいうまでもない。

#### 【 1 1 8 6 】

例えば、上述した実施形態では、周辺制御基板 4 1 4 0 における周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、図 1 5 5 ( d )、( e ) のメッセージ M G D を液晶表示装置 1 9 0 0 の表示領域に表示して特定演出を進行すると、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させるために、図 4 3 に示したフルカラー L E D 4 3 2 d を赤色と緑色との中間色（例えば、黄色）に発光させる扉枠側点灯点滅コマンドを、枠周辺中継端子板 8 6 8、そして周辺扉中継端子板 8 8 2 を介して、図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 の L E D 階調駆動制御部 1 9 4 d に出力するとともに、上述した電力供給許可信号を図 1 1 6 に示した枠装飾駆動アンプ基板 1 9 4 のリレー駆動制御部 1 9 4 c a に出力していたが、電力供給許可信号を出力するか否かを決定するための乱数を用いて行ってもよい。こうすれば、遊技者が操作ユニット 4 0 0 の押圧操作部 4 0 5 を押す操作して、フルカラー L E D 4 3 2 d の発光態様が赤色と緑色との中間色（例えば、黄色）から他の発光態様に変化すると、大当たり 1 ~ 大当たり 8 のうち、いずれの大当たりとなるかを、遊技者に判別することが困難とすることができる。

#### 【 1 1 8 7 】

また、上述した実施形態では、周辺制御基板 4 1 4 0 における周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 1 5 4 ( b ) のメッセージ M G A、図 1 5 4 ( c ) のメッセージ M G B、図 1 5 5 ( d )、( e ) のメッセージ M G D を液晶表示装置 1 9 0 0 の表示領域に表示して特定演出を進行すると、操作ユニット 4 0 0 の押圧操作部 4 0 5 を赤色と緑色との中間色（例えば、黄色）に発光させいたが、発光態様を決定するための乱数をもちいてもよい。こうすれば、赤色と緑色との中間色が複数色となり、このような複数色に対して、さらに遊技者が操作ユニット 4 0 0 の押圧操作部 4 0 5 を押す操作してフルカラー L E D 4 3 2 d に青色が付加されることによりフルカラー L E D 4 3 2 d の発光態様にパリエーションを付与することができ、大当たり 1 ~ 大当たり 8 のうち、いずれの大当たりとなるかを、遊技者に判別することが困難とすることができる。

10

#### 【 1 1 8 8 】

更に、上述した実施形態では、操作ユニット 4 0 0 の押圧操作部 4 0 5 を遊技者が操作すると、赤色と緑色との中間色に加わる青色の量も強弱することができるようになっていたが、上述したリーチが形成されてハズレとなる場合においても、図 1 5 4 ( b )、( c ) に示した、遊技者に操作ユニット 4 0 0 の押圧操作部 4 0 5 を押す操作を促す演出が実行されるようにしてもよい。こうすれば、上述したリーチが形成されて特定演出が進行されると、フルカラー L E D 4 3 2 d は、その発光態様が赤色と緑色との中間色（例えば、黄色）となるように制御され、操作ユニット 4 0 0 の押圧操作部 4 0 5 を遊技者が操作すると、赤色と緑色との中間色（例えば、黄色）に加わる青色の量も強弱することができるようになっているため、ハズレとなるか、それとも、大当たり 1 ~ 大当たり 8 のいずれかの大当たりとなるか、を遊技者に判別することが困難とすることができる。

20

#### 【 1 1 8 9 】

更にまた、上述した実施形態では、パチンコ遊技機 1 を例にとって説明したが、本発明が適用できる遊技機はパチンコ遊技機に限定されるものではなく、パチンコ遊技機以外の遊技機、例えばスロットマシン又はパチンコ遊技機とスロットマシンとを融合させた融合遊技機（遊技球を用いてスロット遊技を行うもの。）などにも適用することができる。

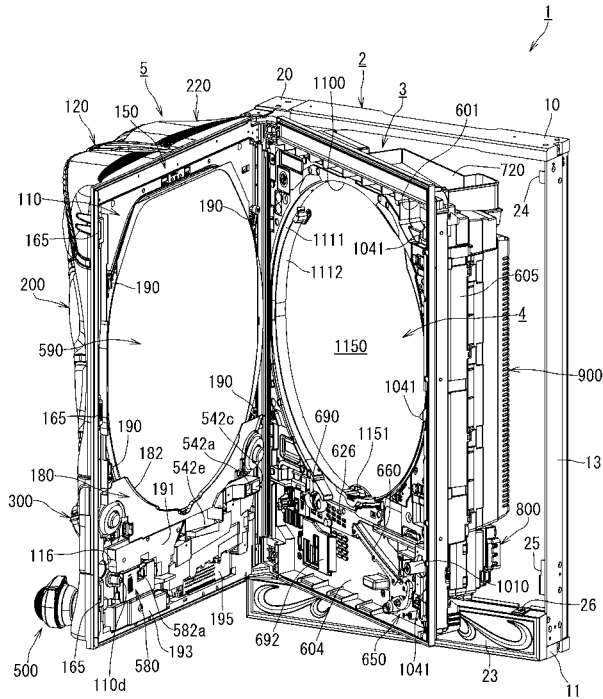
#### 【符号の説明】

#### 【 1 1 9 0 】

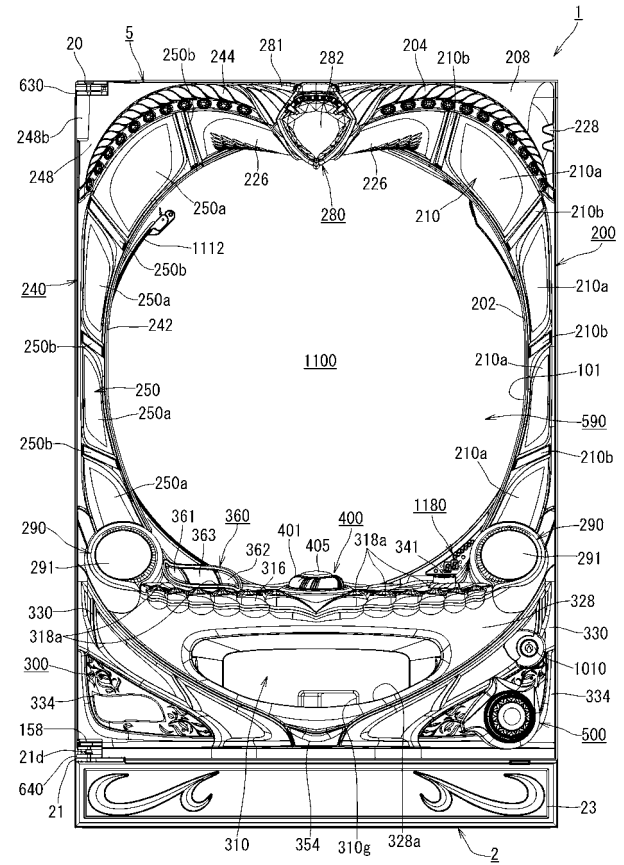
1 ... パチンコ遊技機（遊技機）、2 ... 外枠、3 ... 本体枠、4 ... 遊技盤、5 ... 扉枠、1 3 0 ... サイドスピーカ、2 2 2 ... 右上部スピーカ、2 6 2 ... 左上部スピーカ、8 2 1 ... 下部スピーカ、4 0 0 ... 操作ユニット、4 0 1 ... ダイアル操作部、4 0 5 ... 押圧操作部（演出用操作手段）、1 1 0 0 ... 遊技領域、1 9 0 0 ... 液晶表示装置（演出表示手段）、2 1 0 1 ... 上始動口、2 1 0 2 ... 下始動口、4 1 0 0 ... 主制御基板、4 1 0 0 a ... 主制御 M P U、4 1 1 0 ... 払出制御基板、4 1 1 0 b ... 停電監視回路、4 1 4 0 ... 周辺制御基板（演出制御手段）、4 1 4 0 a ... 音量調整ボリューム、4 1 5 0 ... 周辺制御部、4 1 5 0 c ... 周辺制御 R A M、4 1 6 0 ... 液晶及び音制御部、4 1 6 0 a ... 音源内蔵 V D P、4 1 7 0 ... ランプ駆動基板、4 1 8 0 ... モータ駆動基板。

30

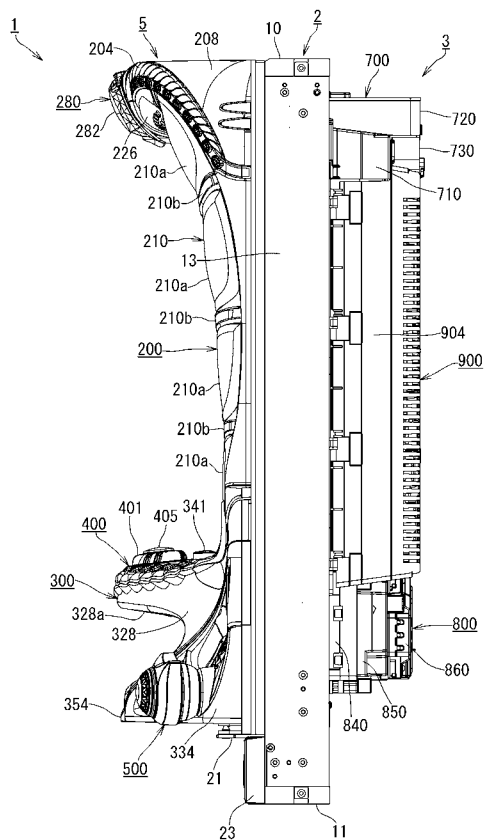
【図 1】



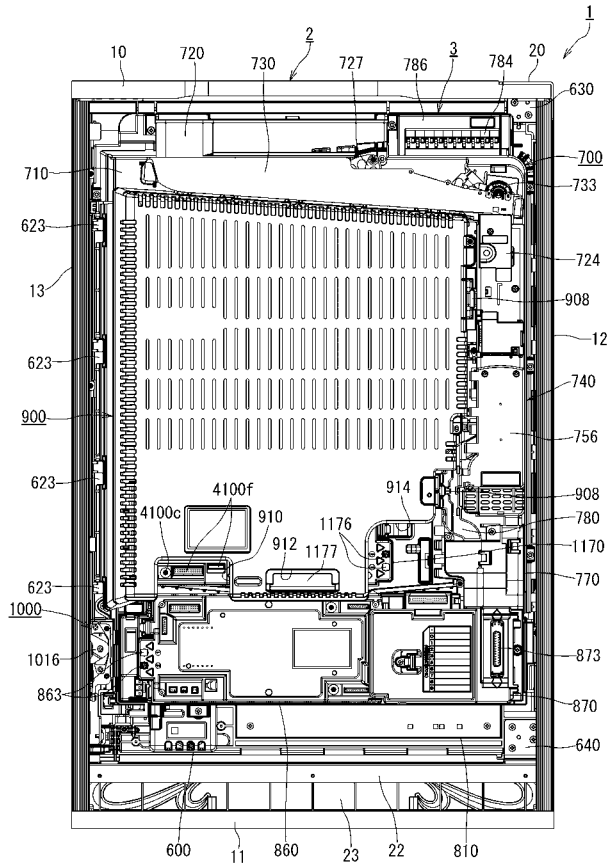
【図 2】



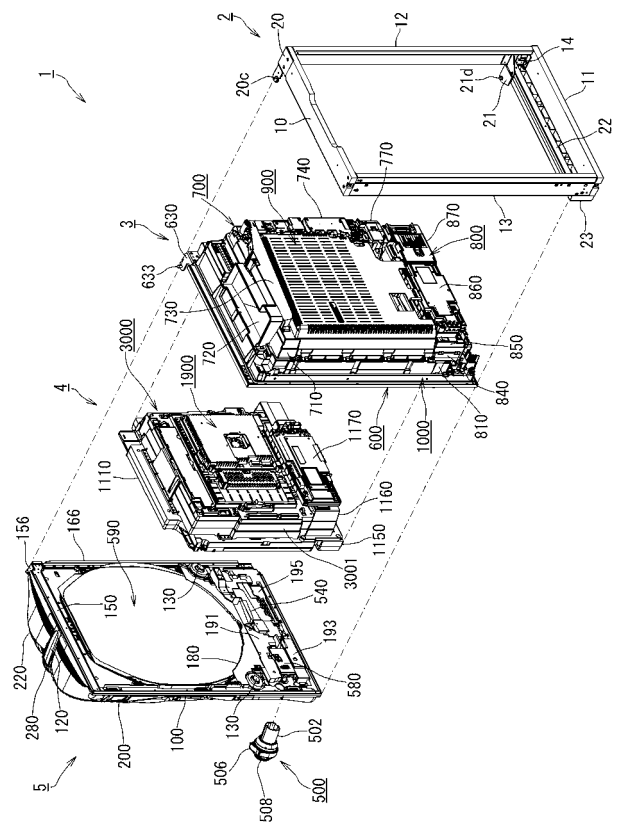
【図 3】



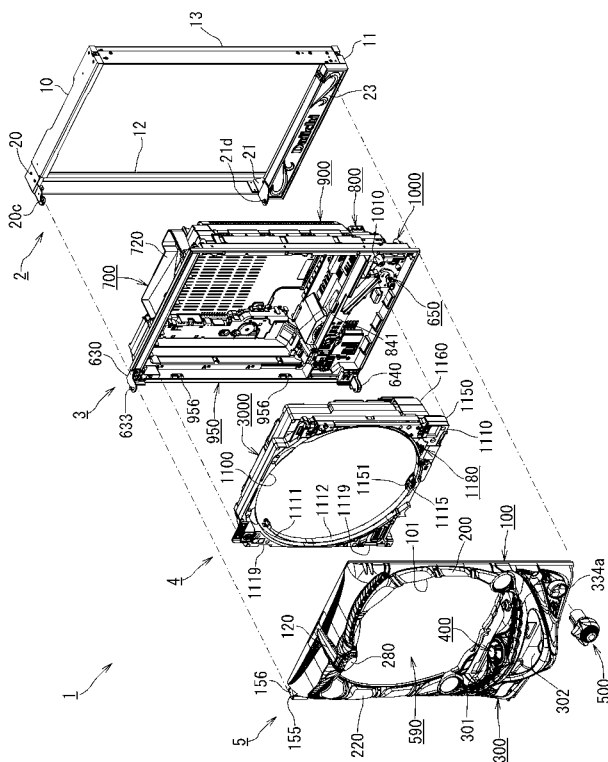
【図 5】



【図 6】

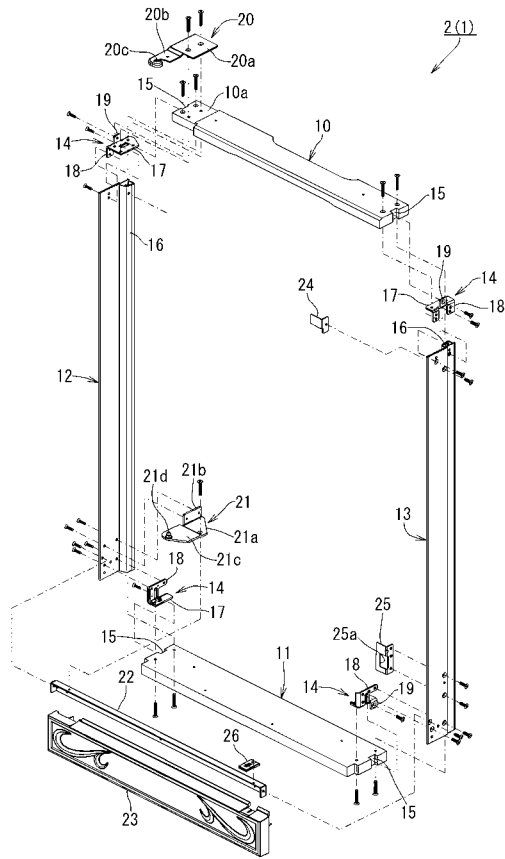


【図 7】

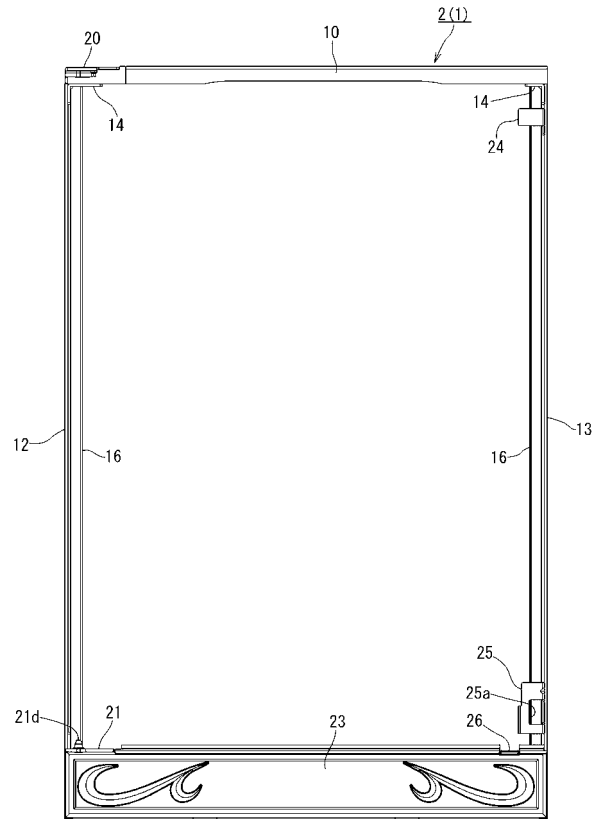




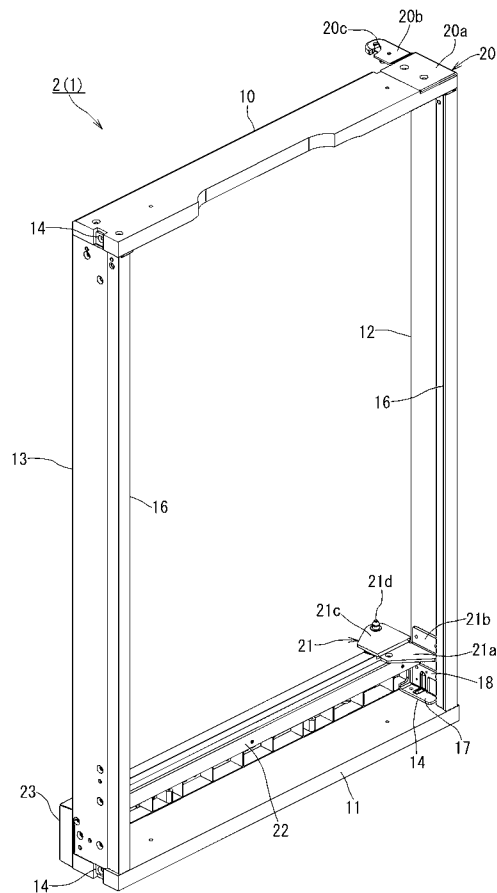
【図 9】



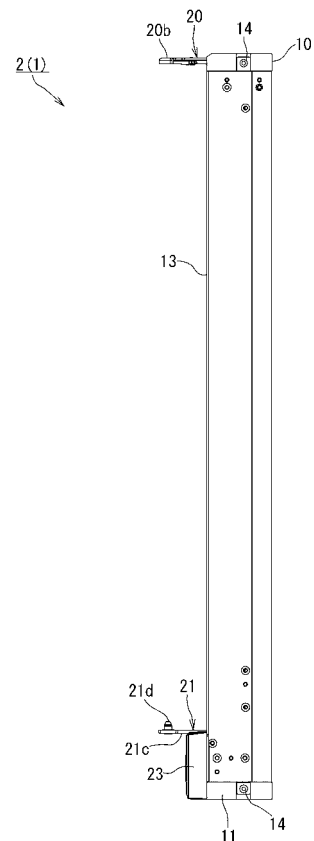
【図 10】



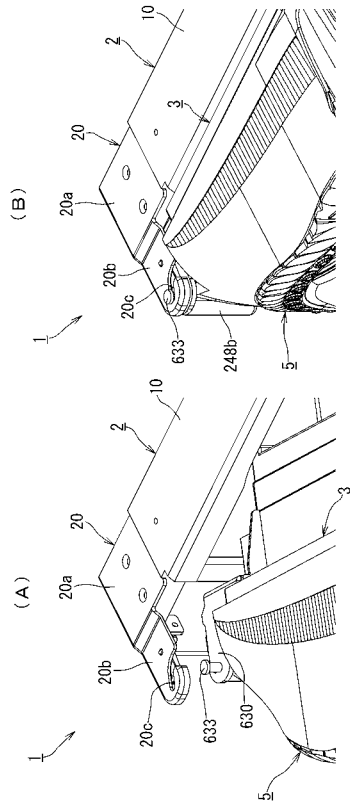
【図 11】



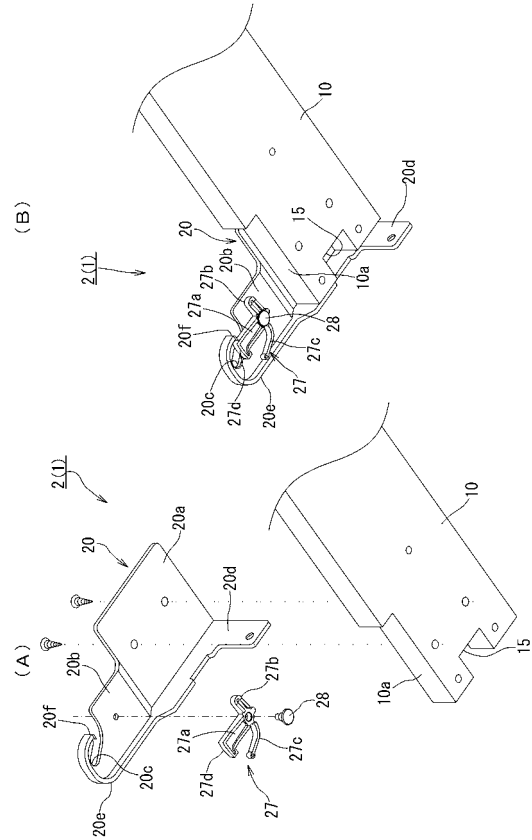
【図 12】



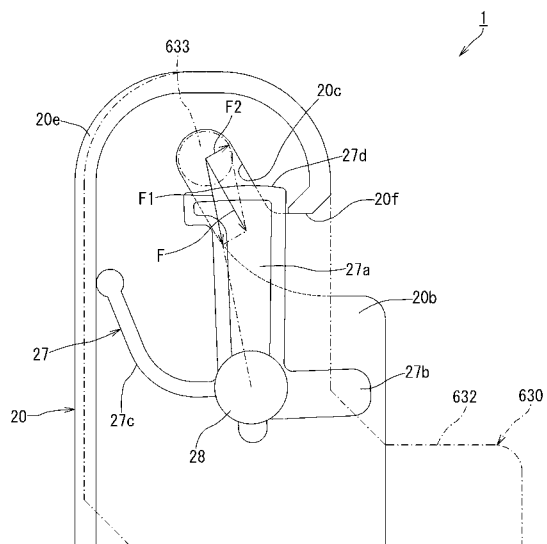
【図 13】



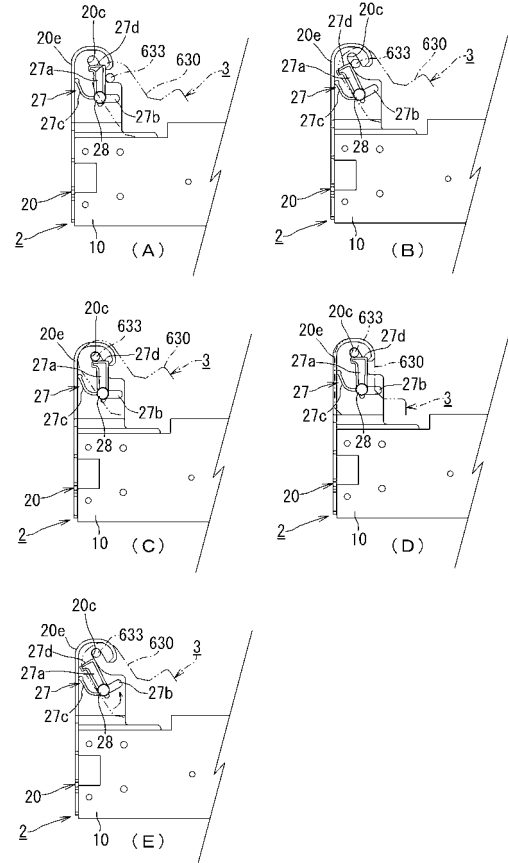
【図 14】



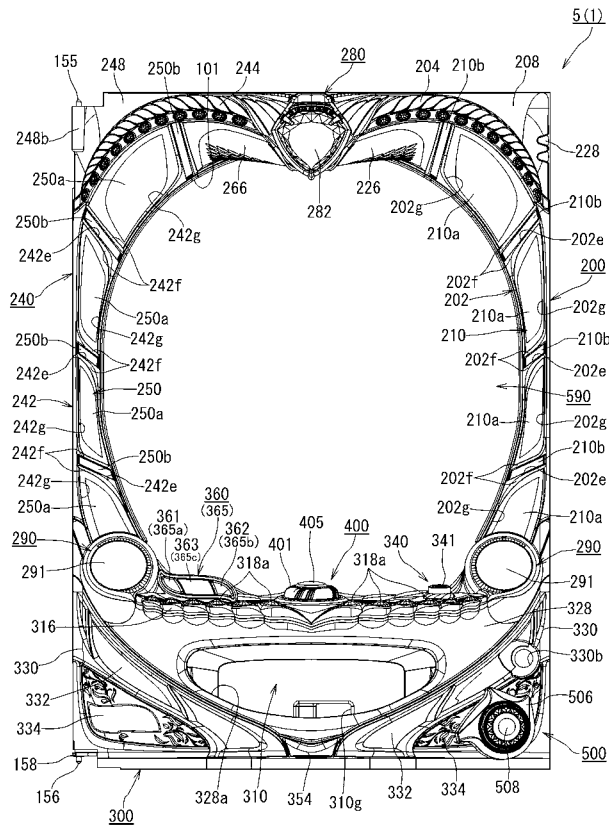
【図 15】



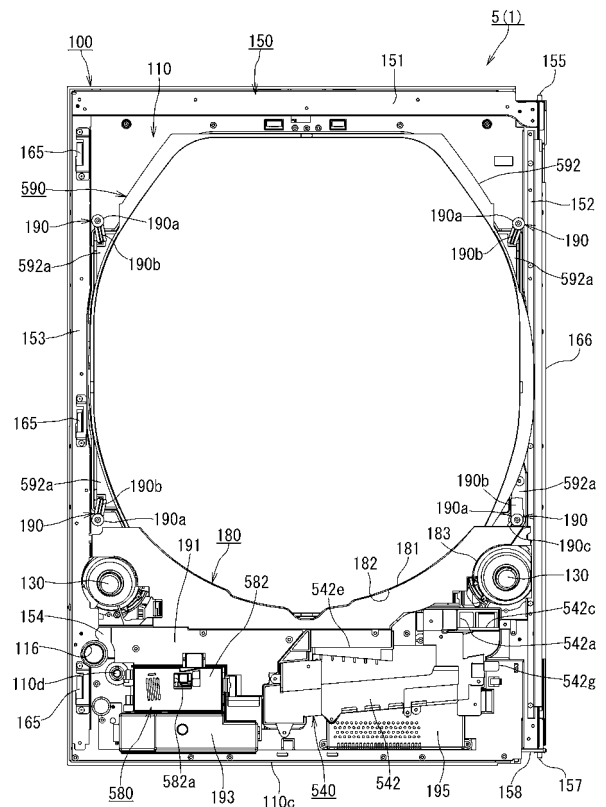
【図 16】



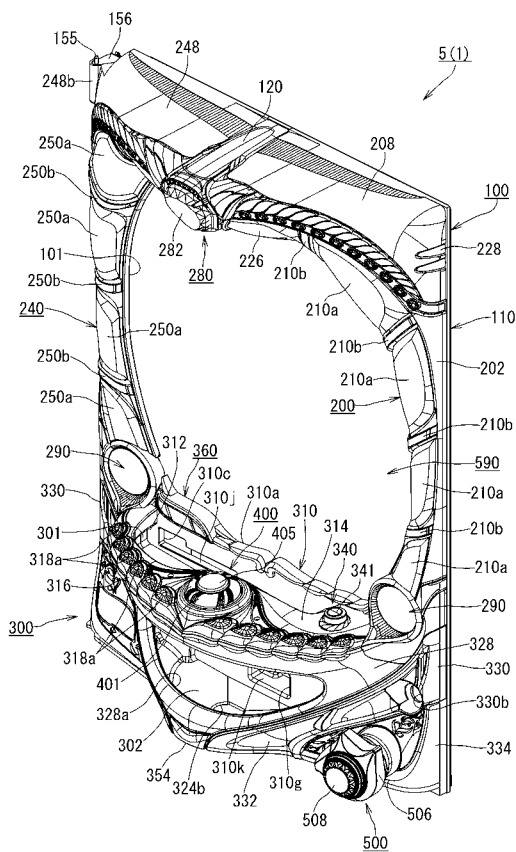
【図 17】



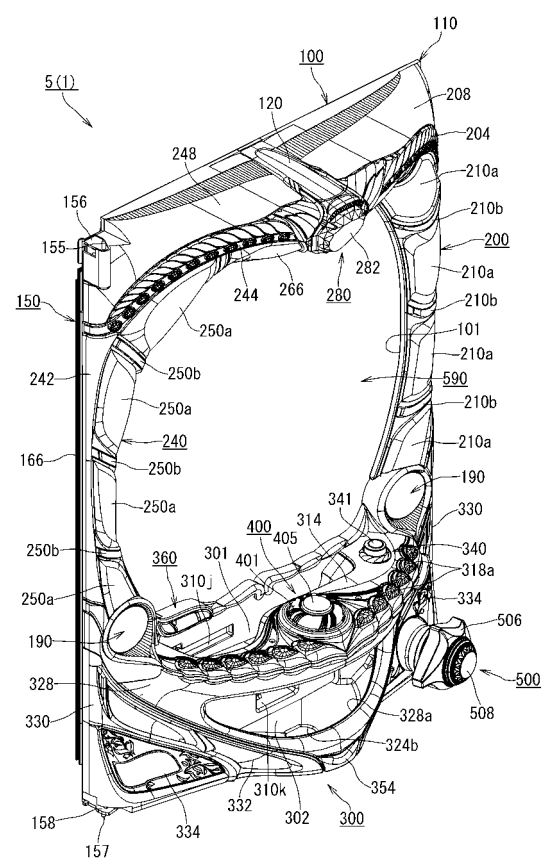
【図 18】



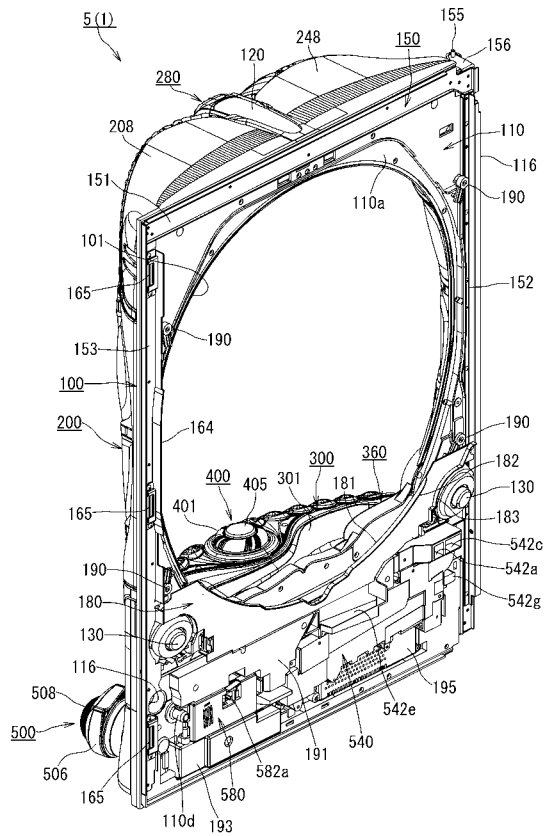
【図 19】



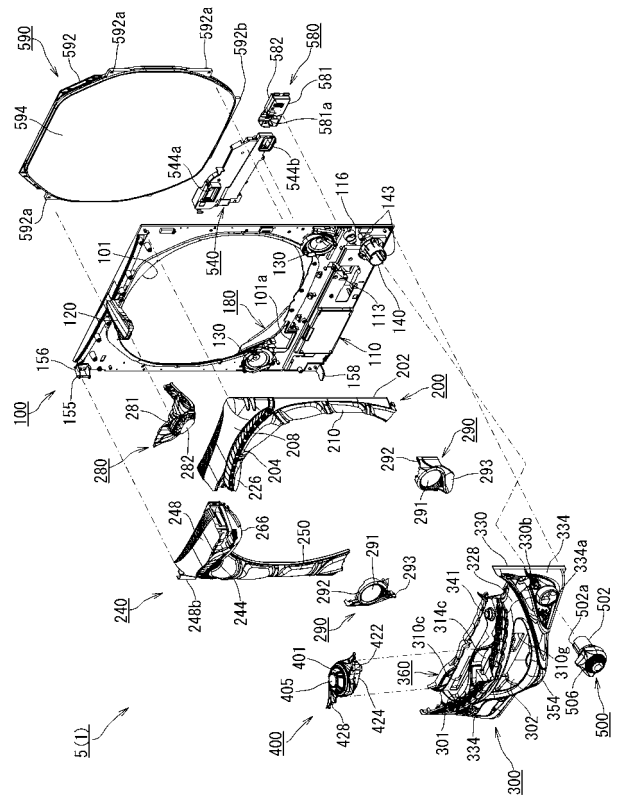
【図 20】



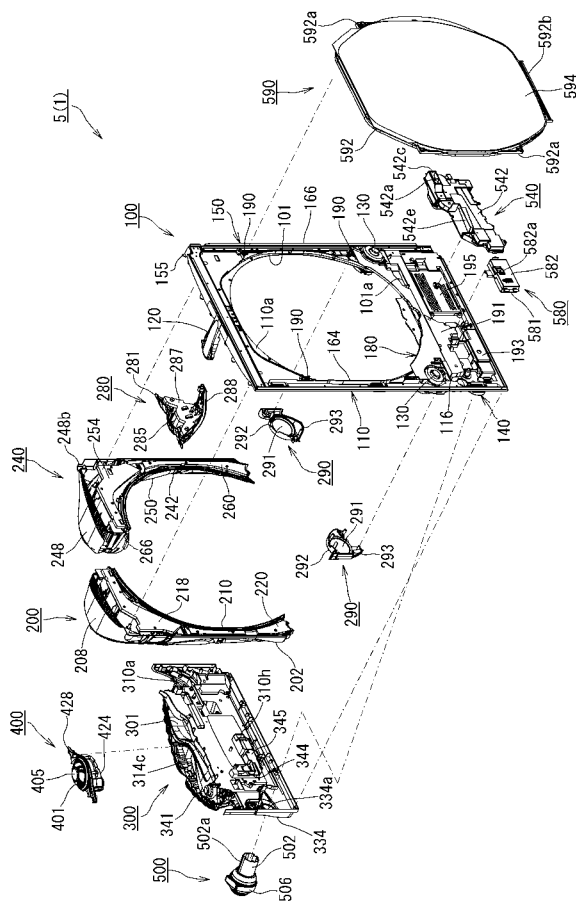
【 図 2 1 】



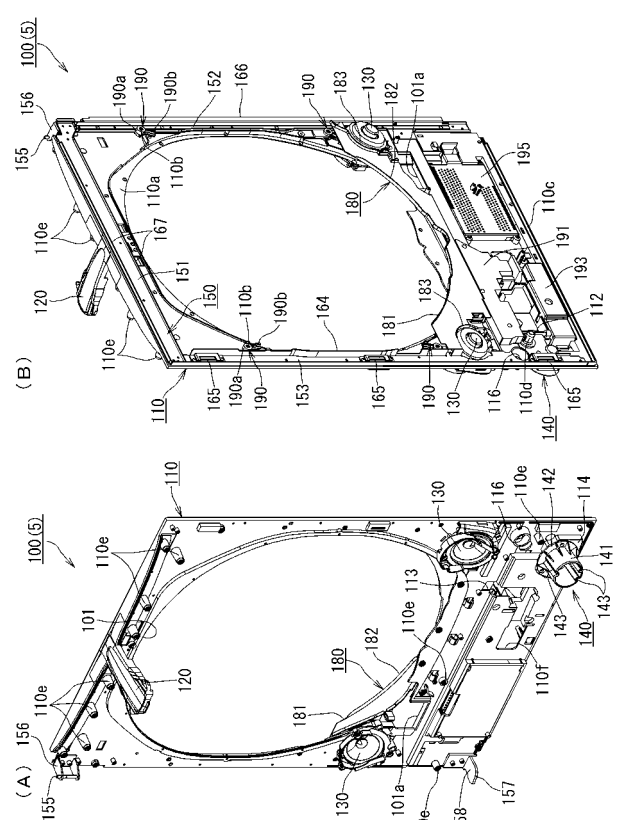
【 図 2 2 】



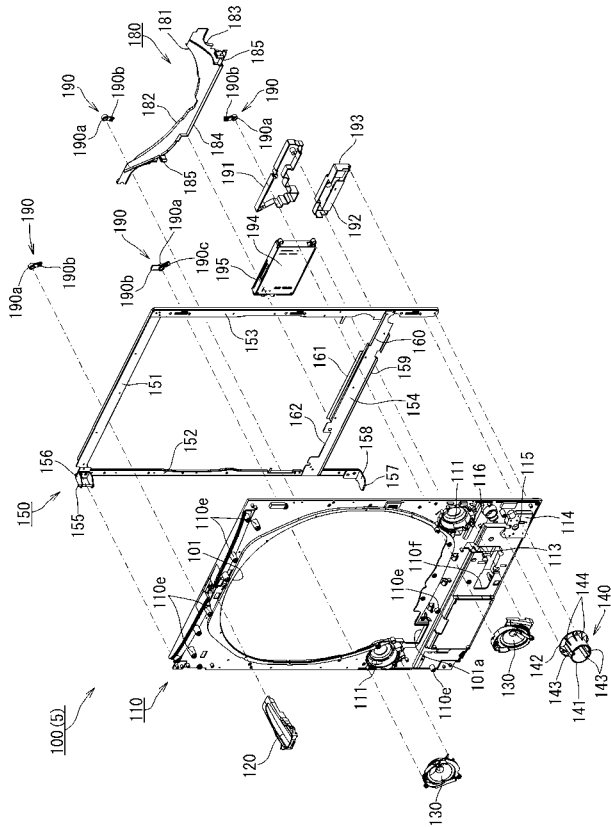
【 図 2 3 】



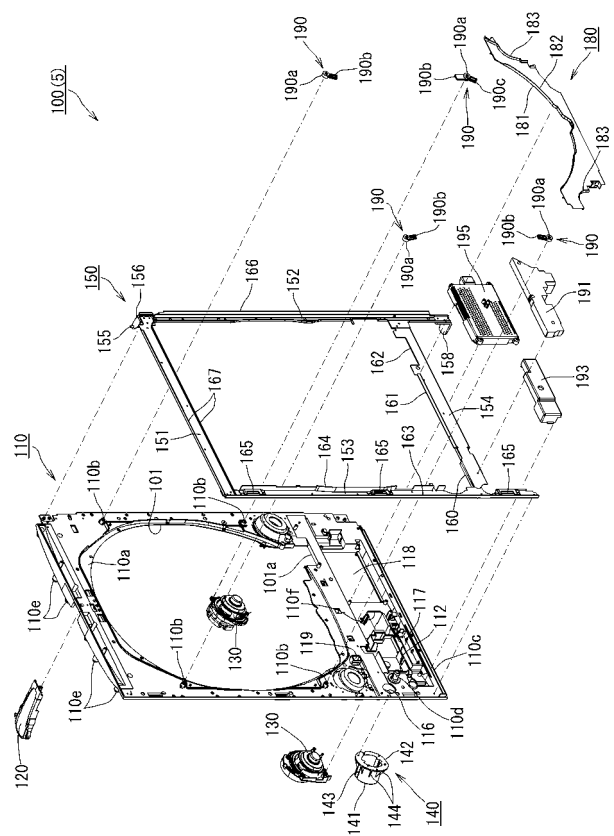
【 ㄨ 2 4 】



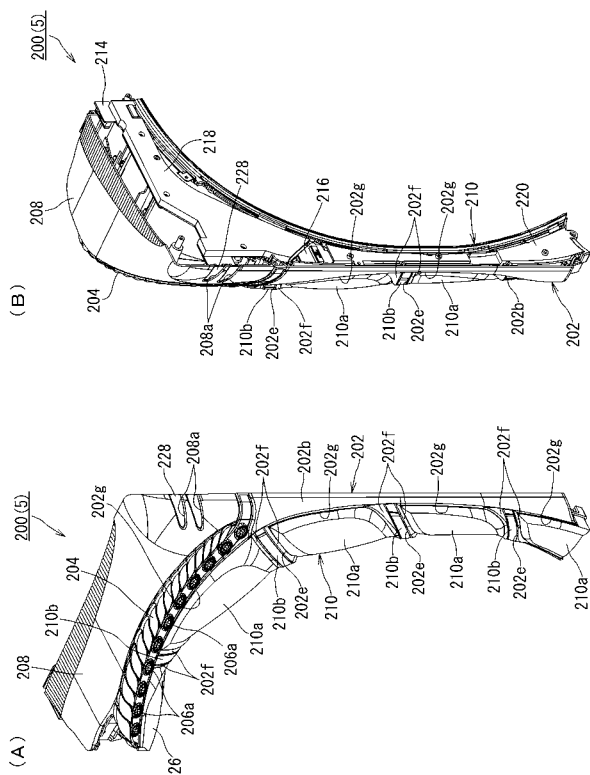
【 図 2 5 】



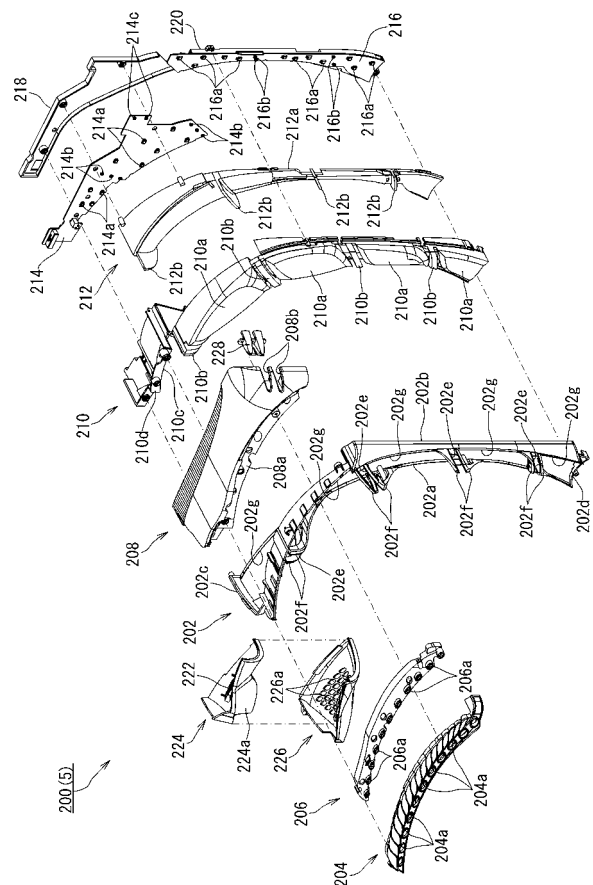
【 図 2 6 】



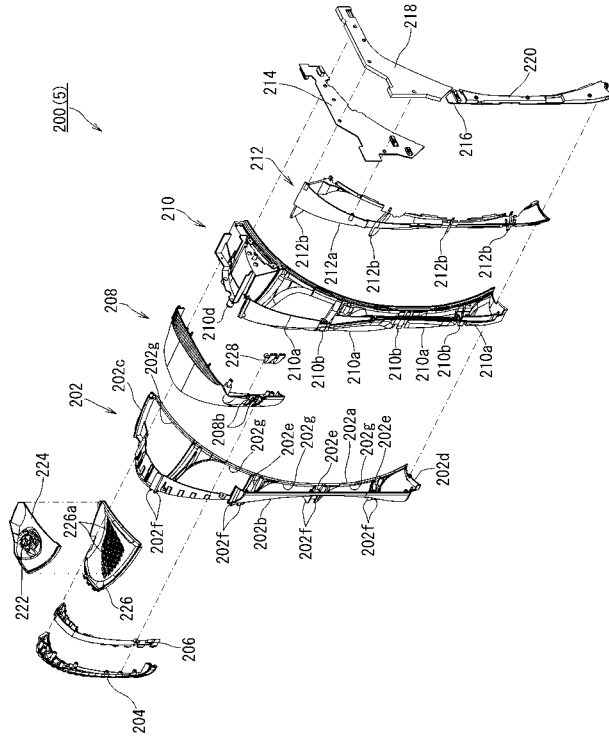
【圖 27】



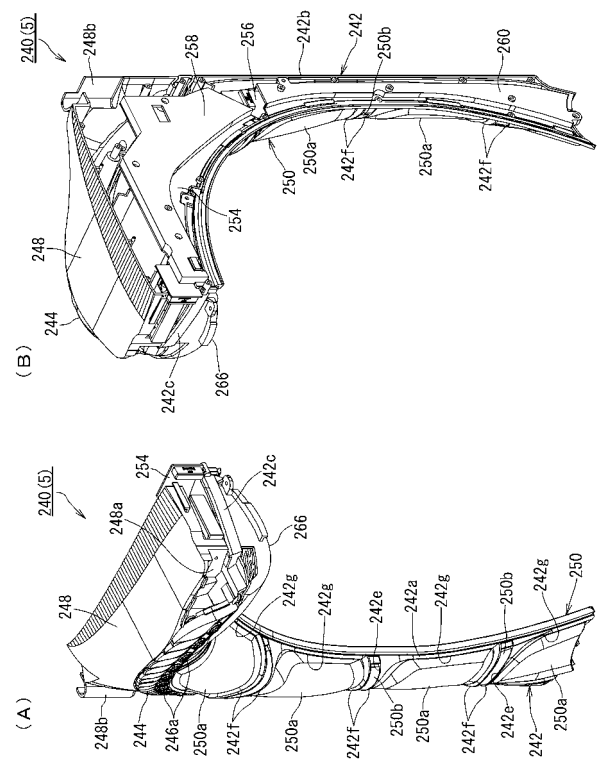
【 ㄨ 2 8 】



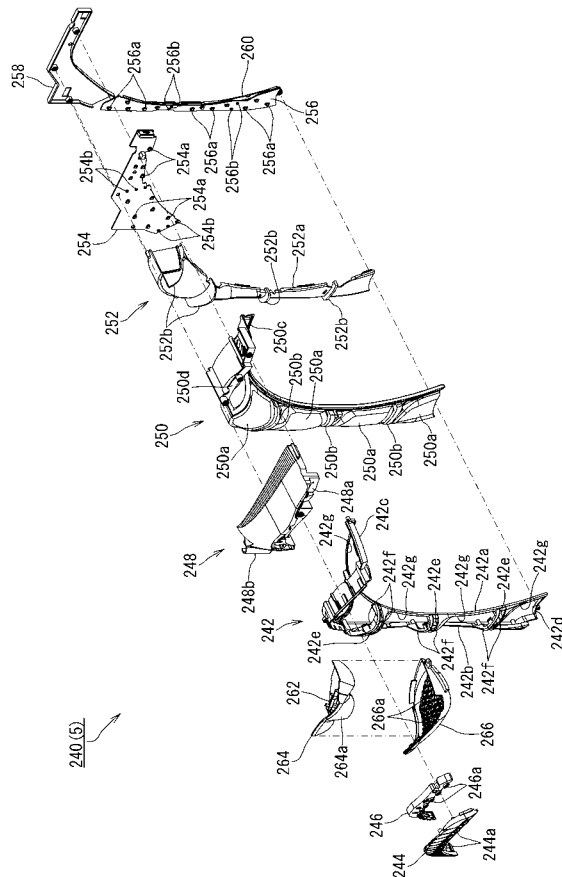
【図 29】



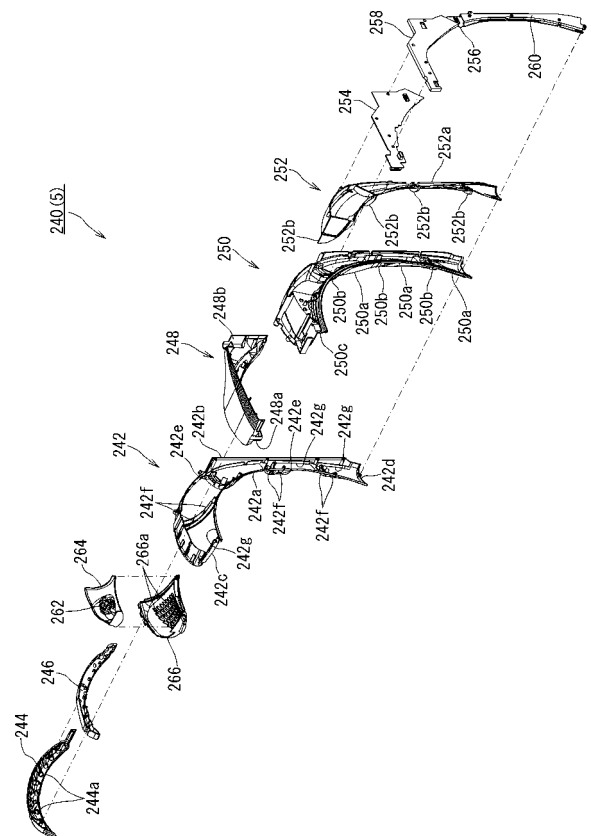
【図 30】



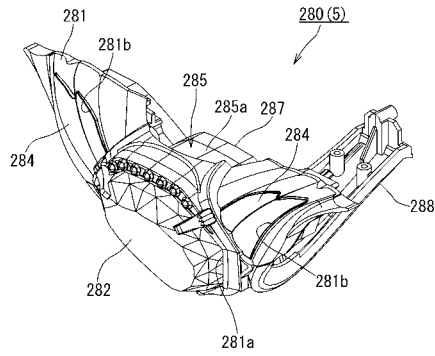
【図 31】



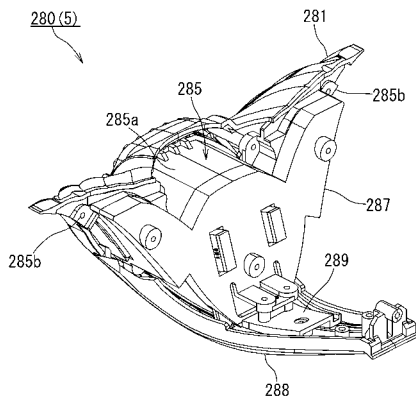
【図 32】



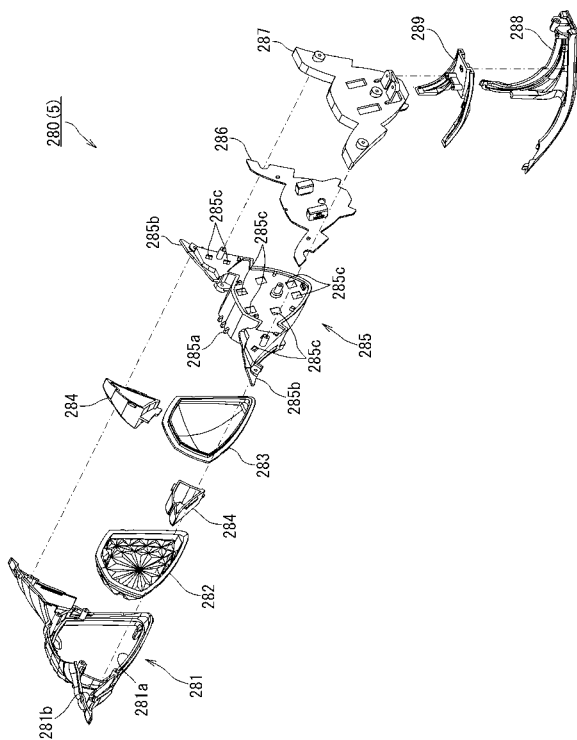
【図 3 3】



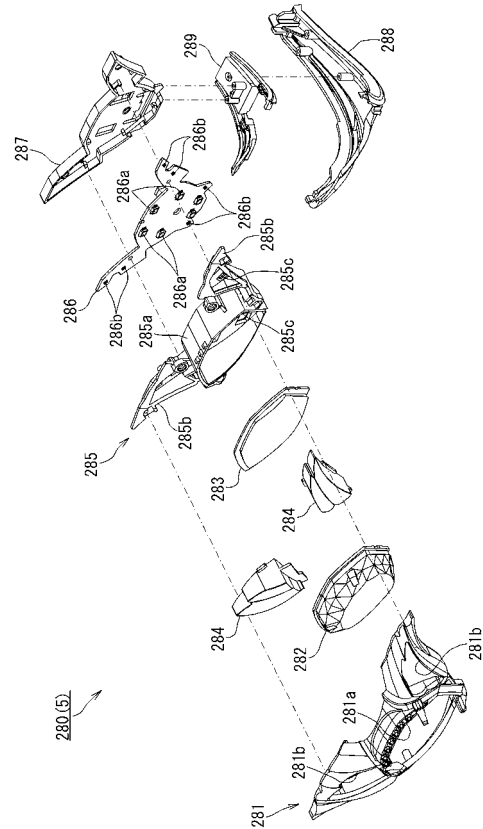
【図 3 4】



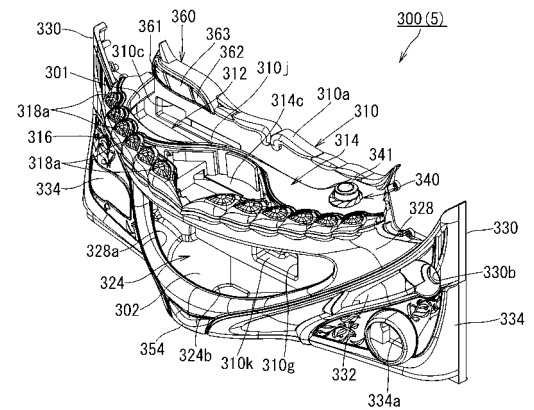
【図 3 6】



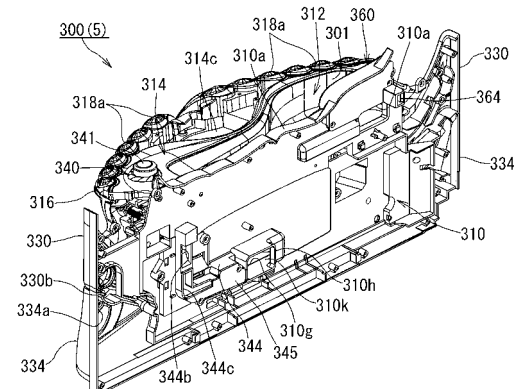
【図 3 5】



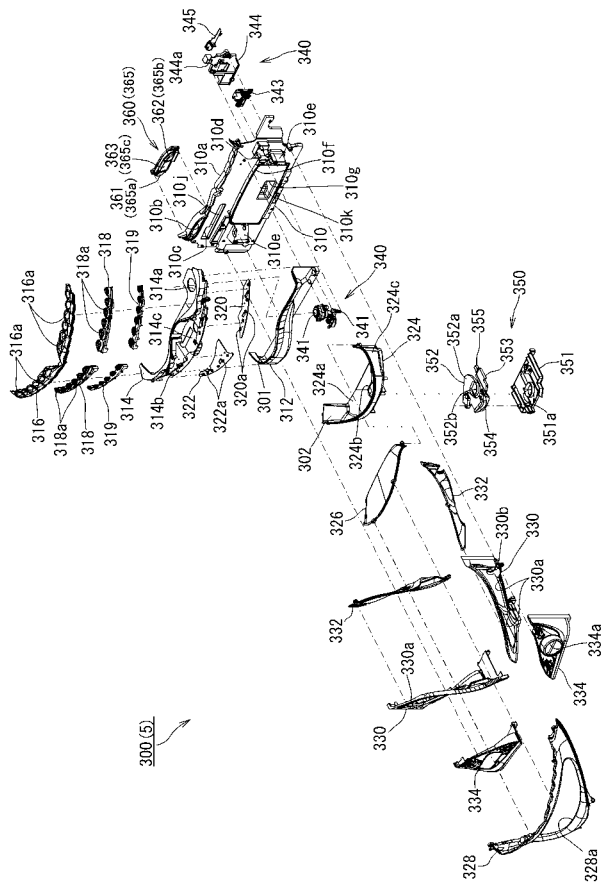
【図 3 7】



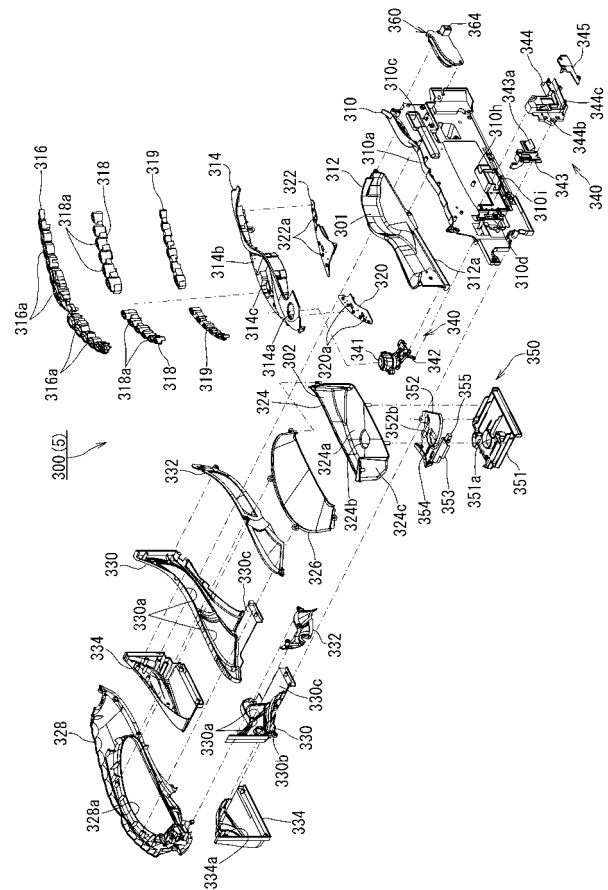
【図 3 8】



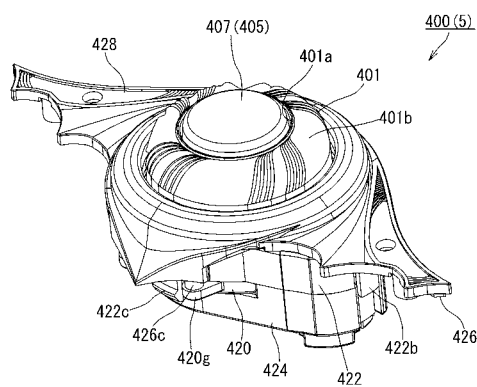
【図 39】



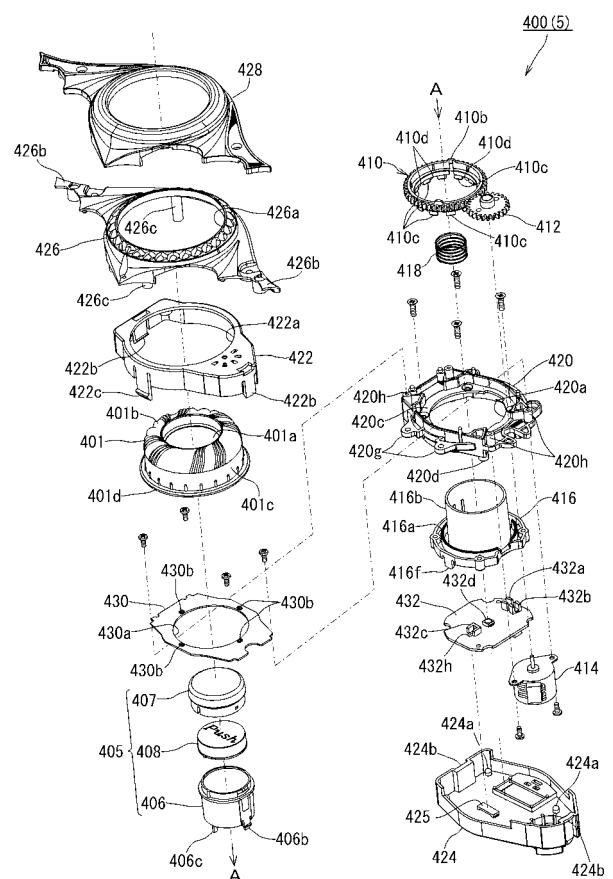
【図 40】



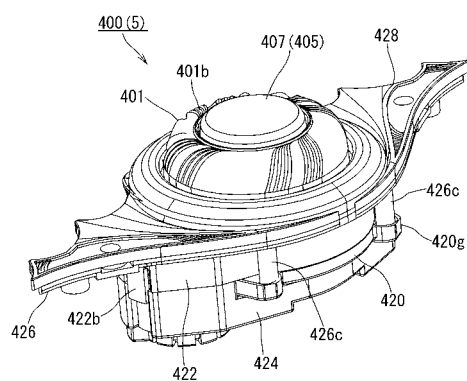
【図 41】



【図 43】

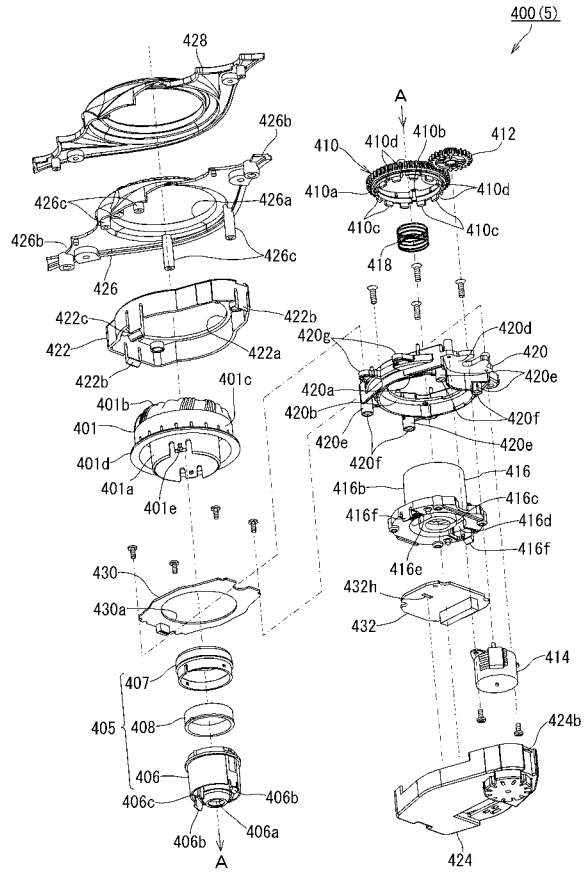


【図 42】

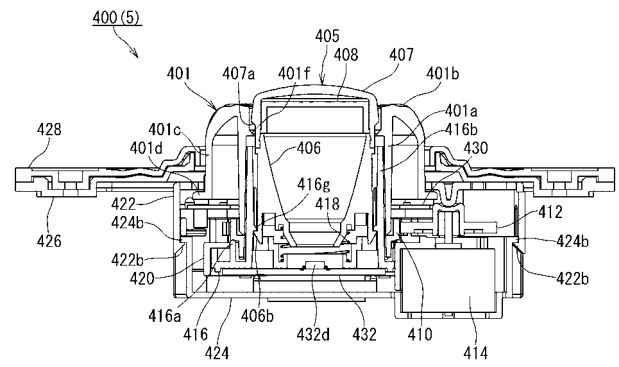




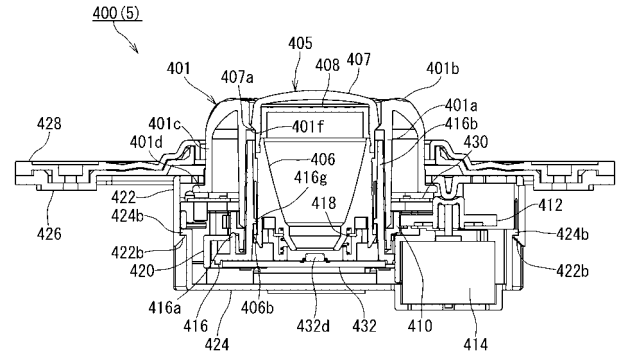
【図 4 4】



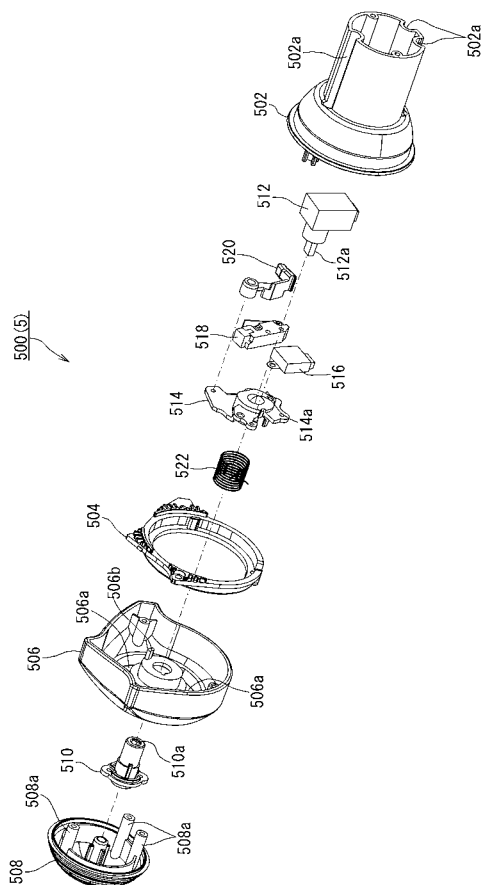
【図 4 5】



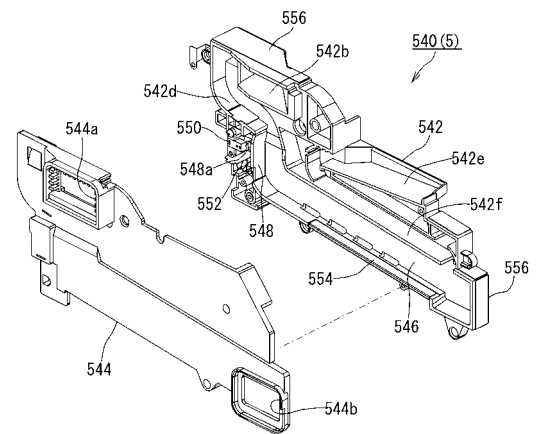
【図 4 6】



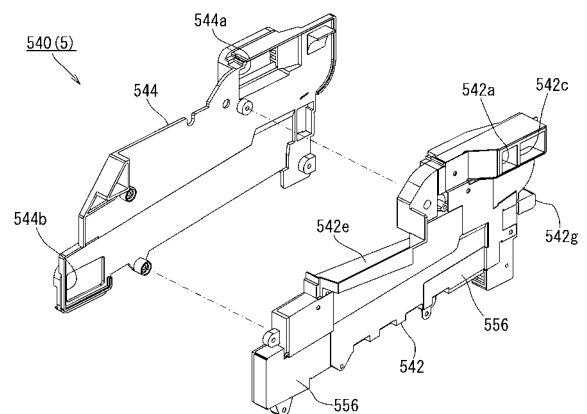
【図 4 7】



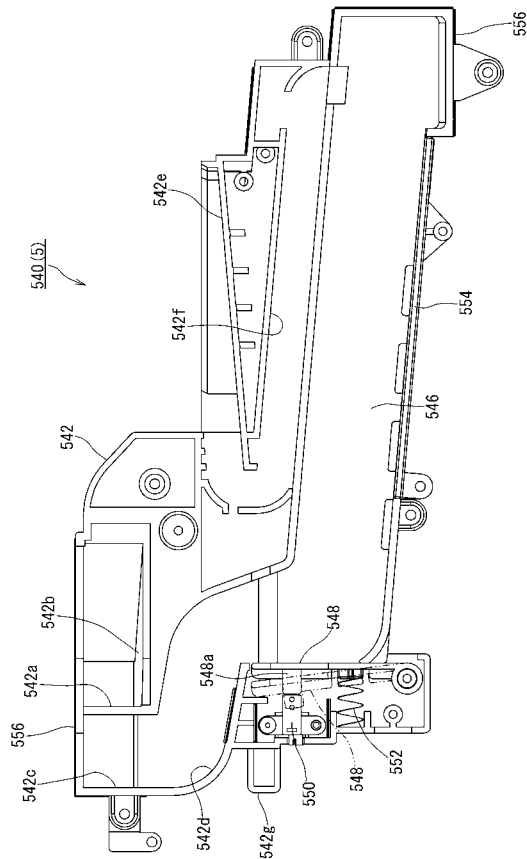
【図 4 8】



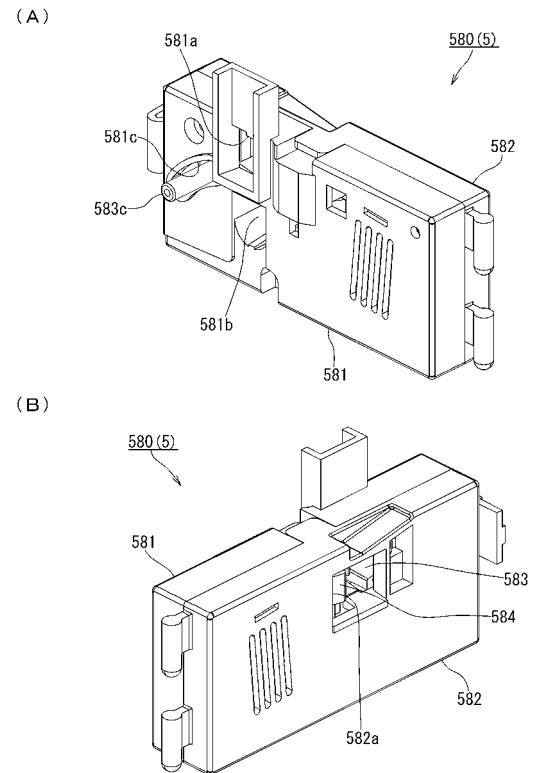
【図 4 9】



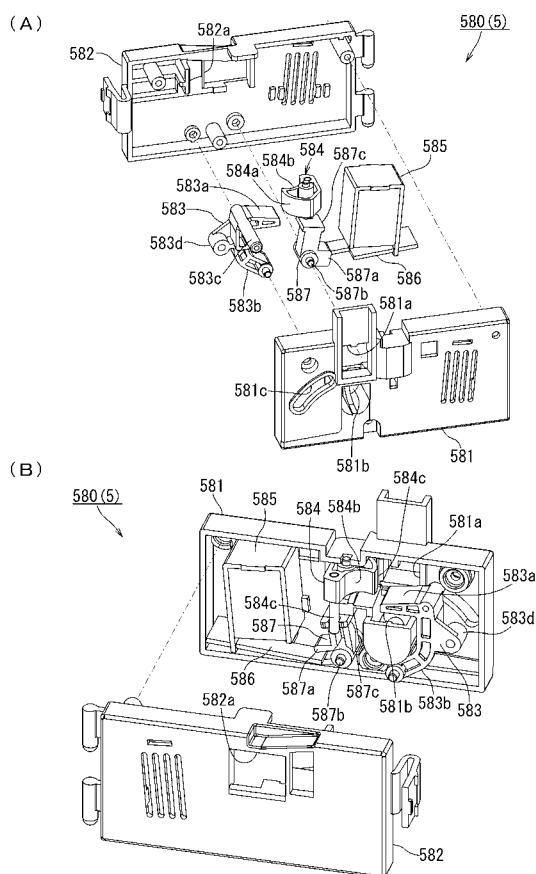
【図 50】



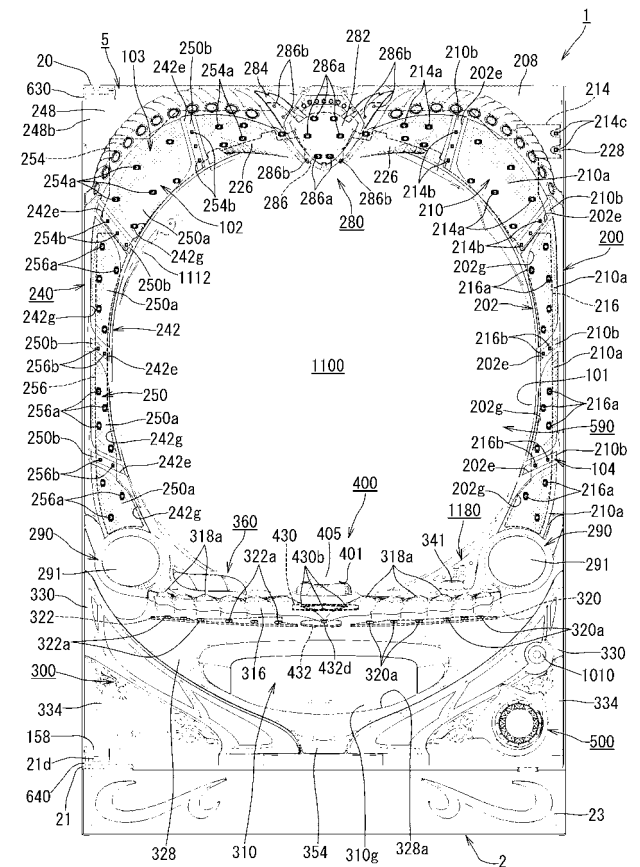
【図 51】



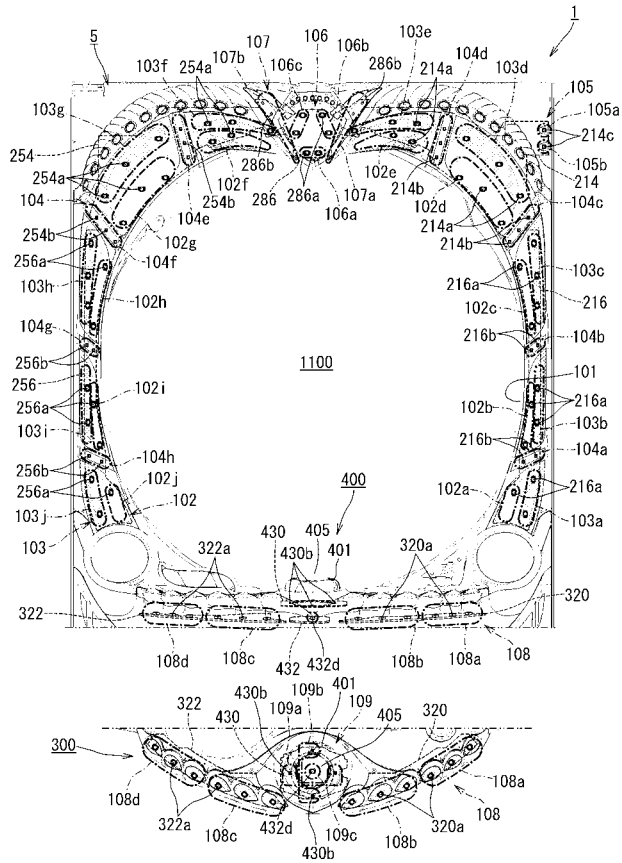
【図 52】



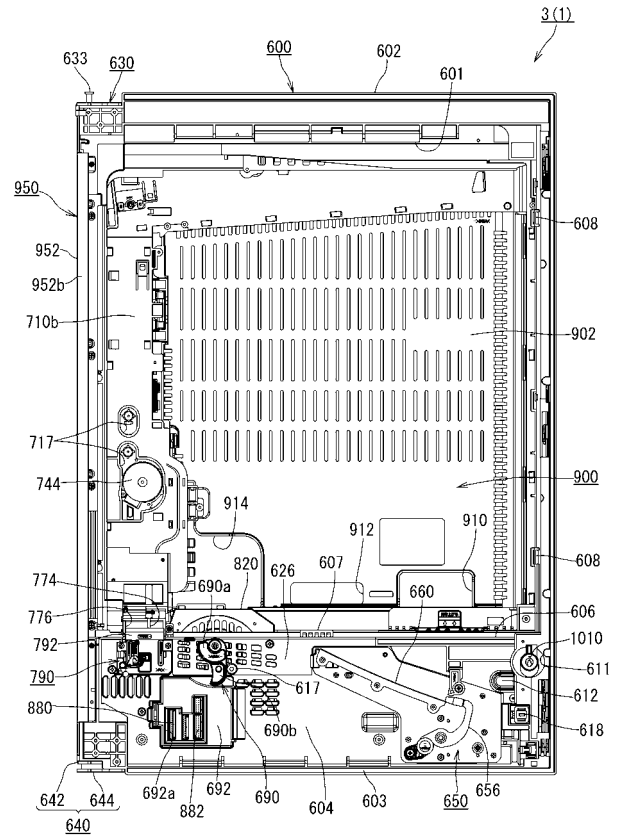
【図 53】



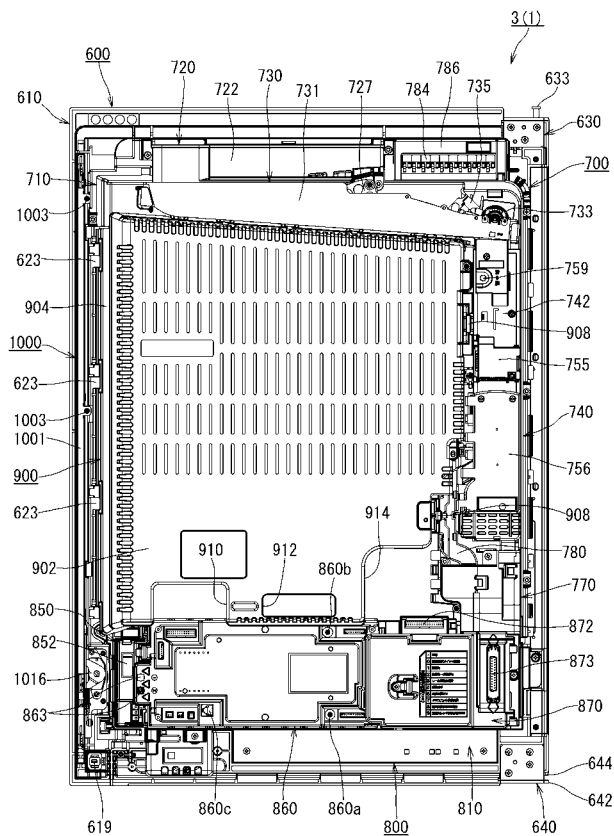
【図 5 4】



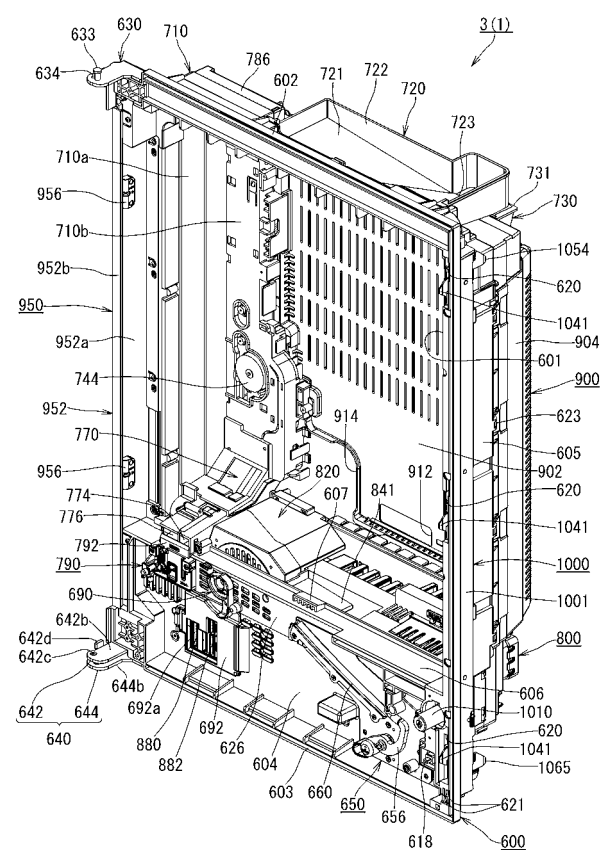
【図 5 5】



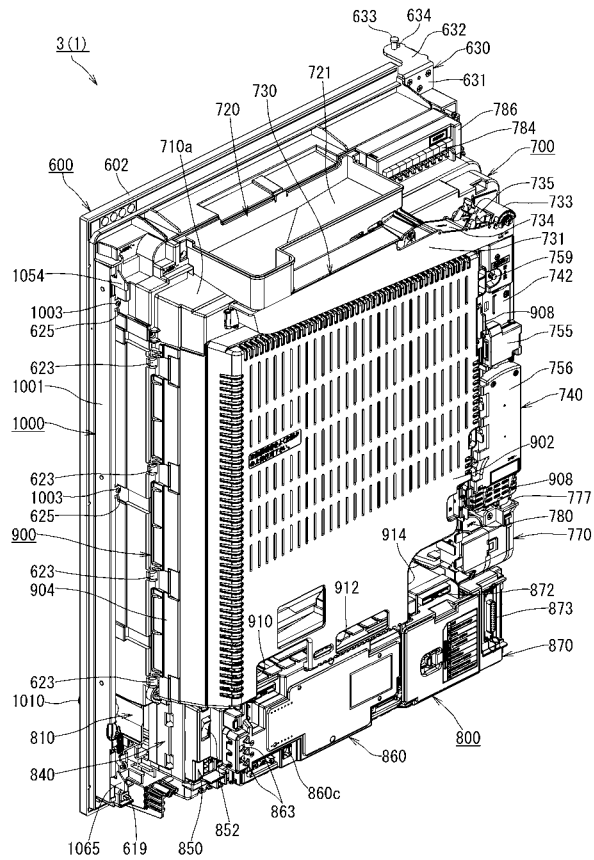
【図 5 6】



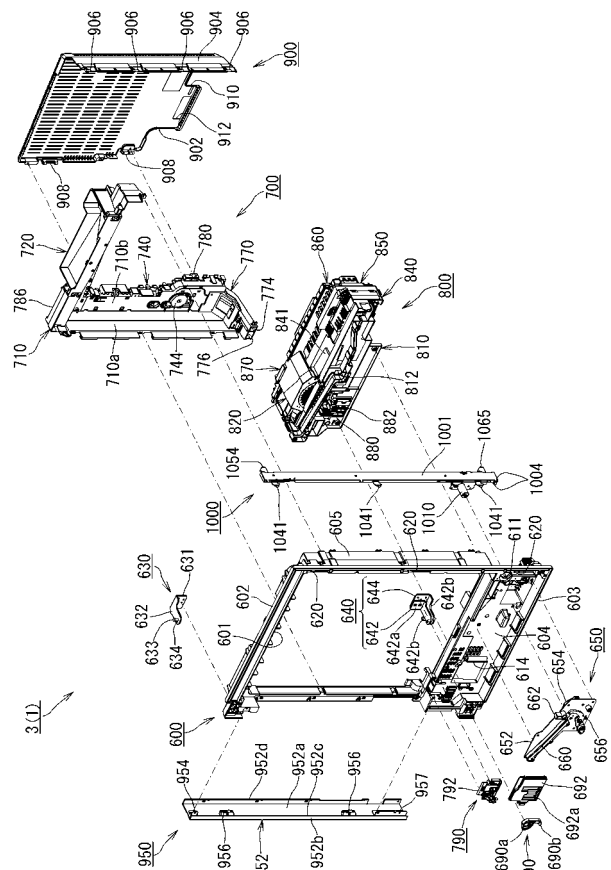
【図 5 7】



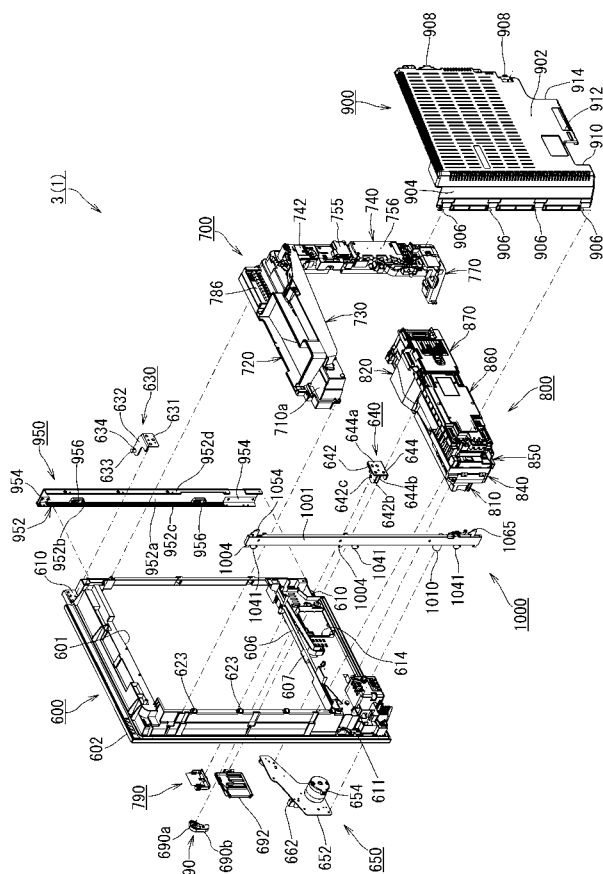
【 図 5 8 】



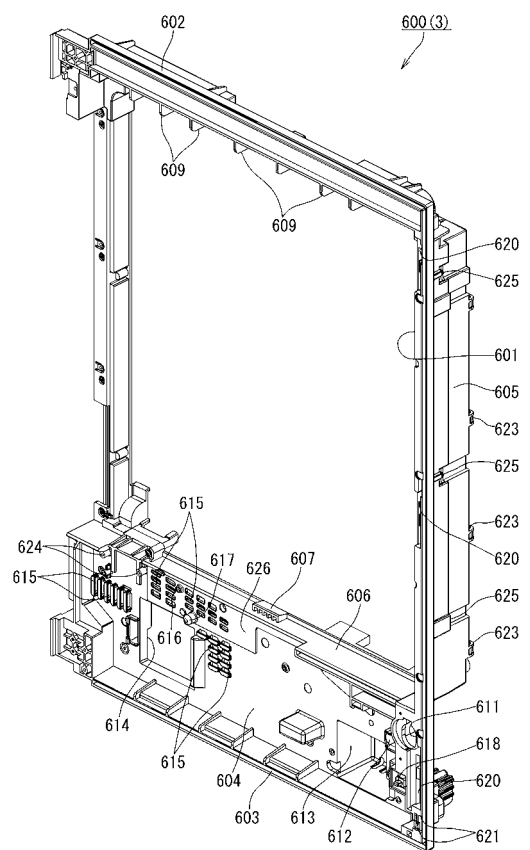
【 図 5 9 】



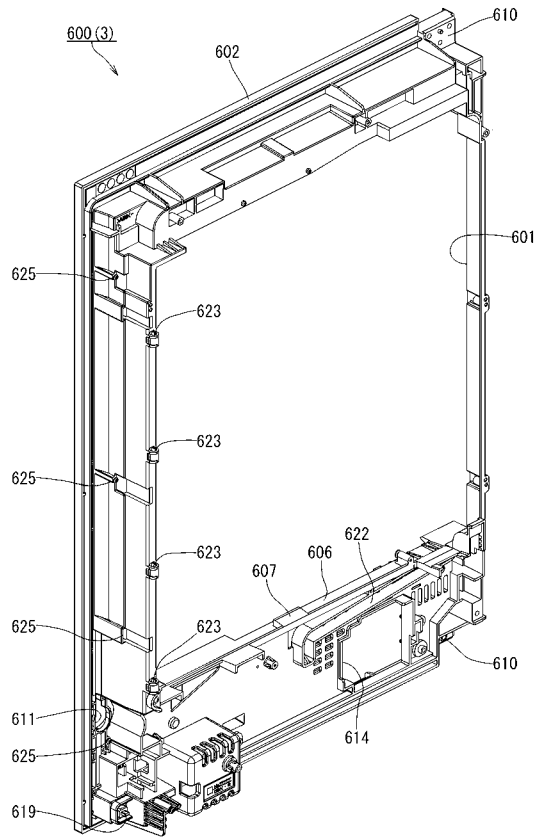
【 図 6 0 】



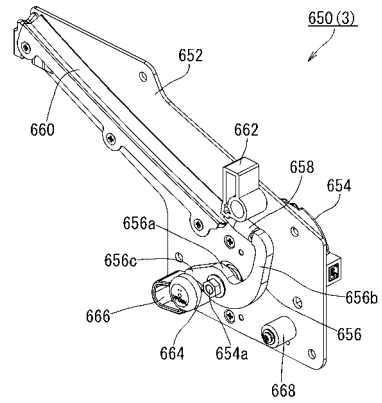
【 図 6 1 】



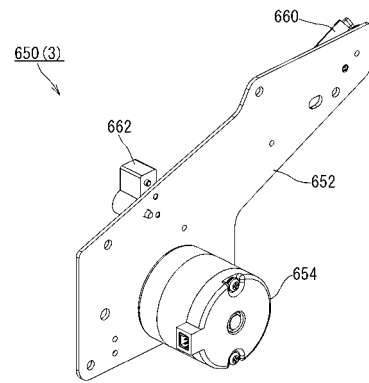
【図 6 2】



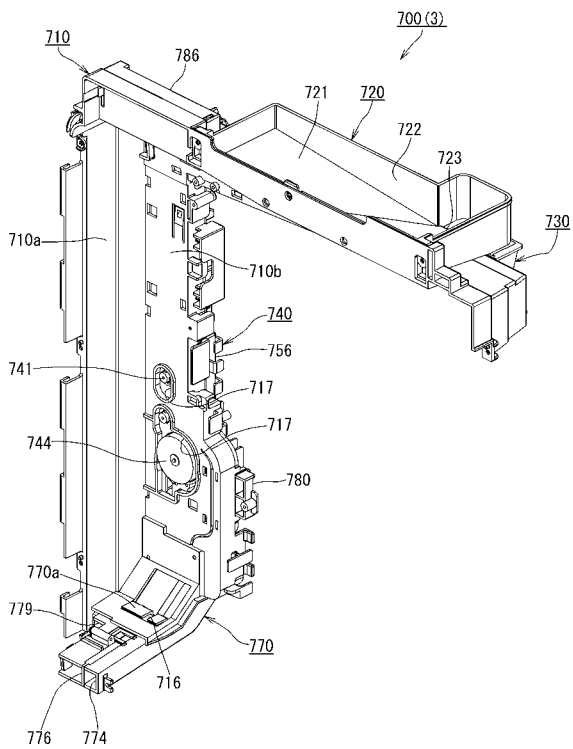
【図 6 3】



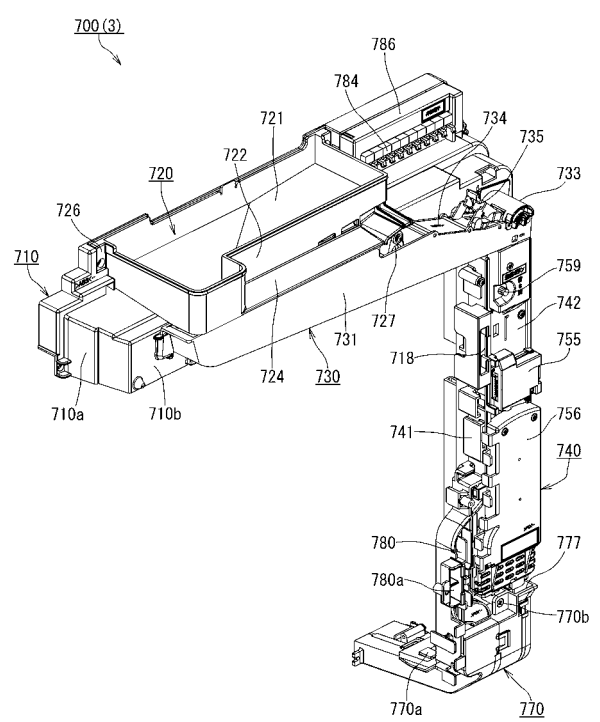
【図 6 4】



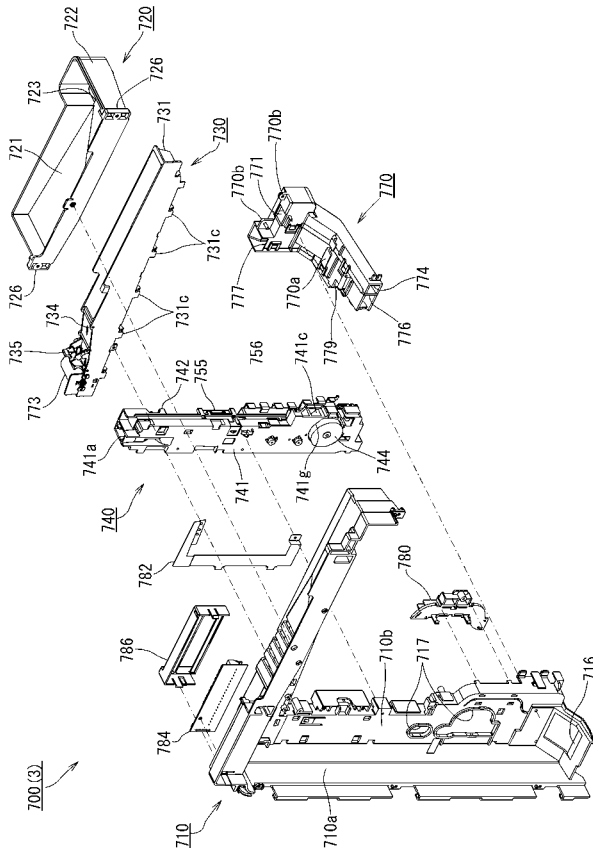
【図 6 5】



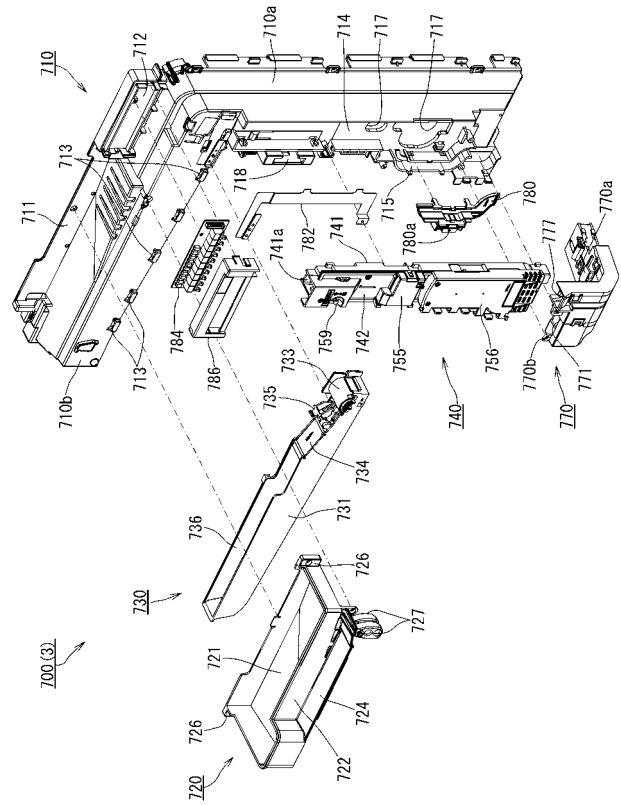
【図 6 6】



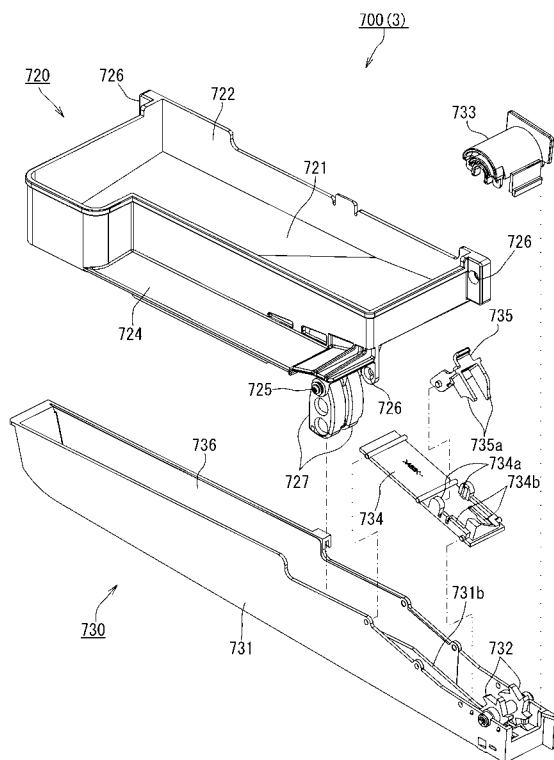
【図 67】



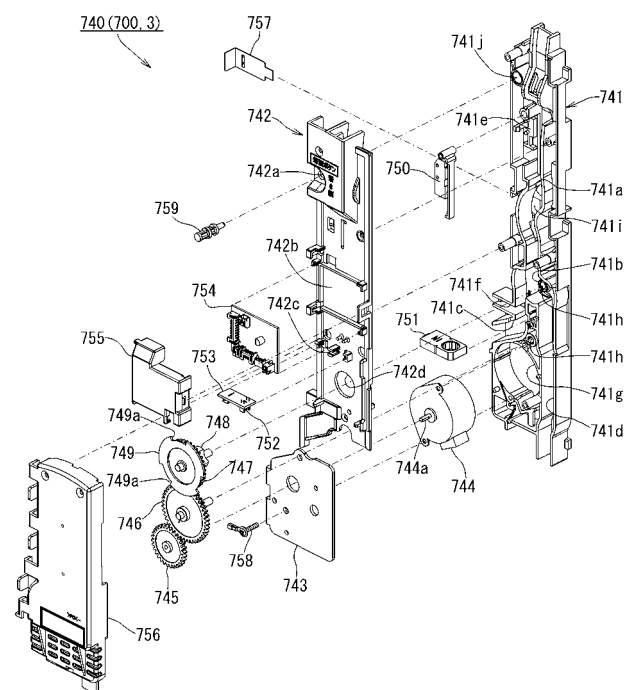
【図 68】



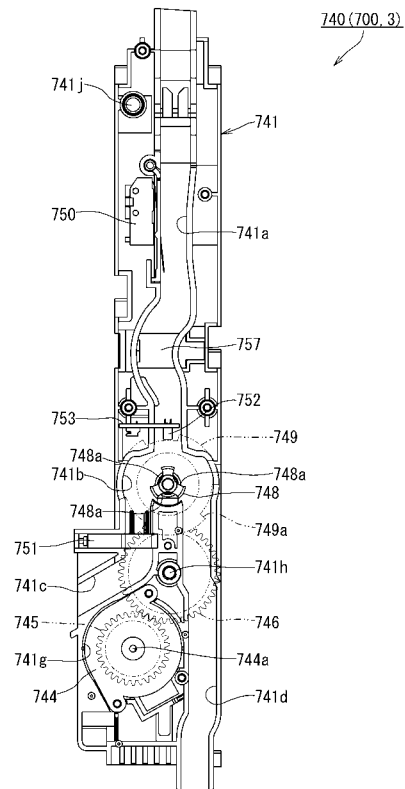
【図 69】



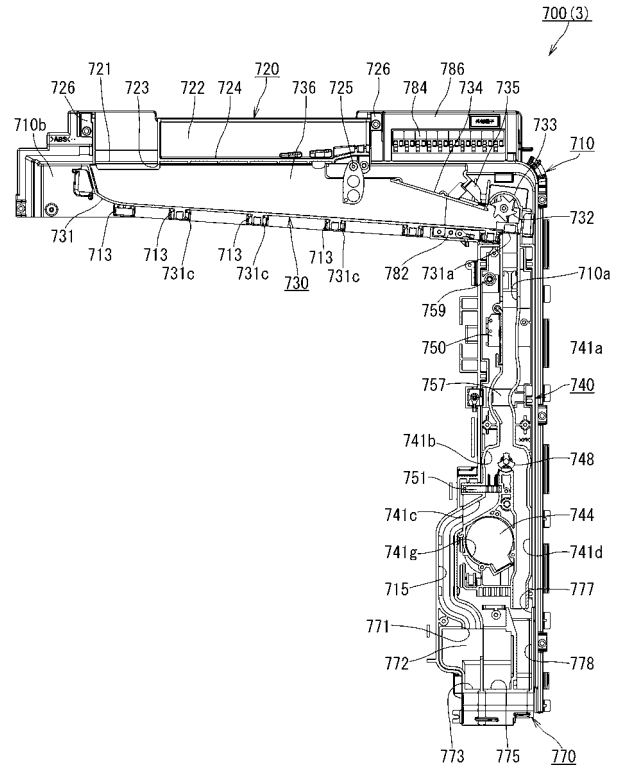
【図 70】



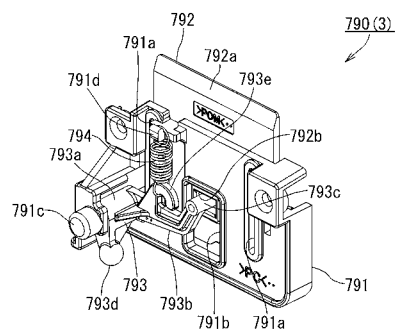
【図 7 1】



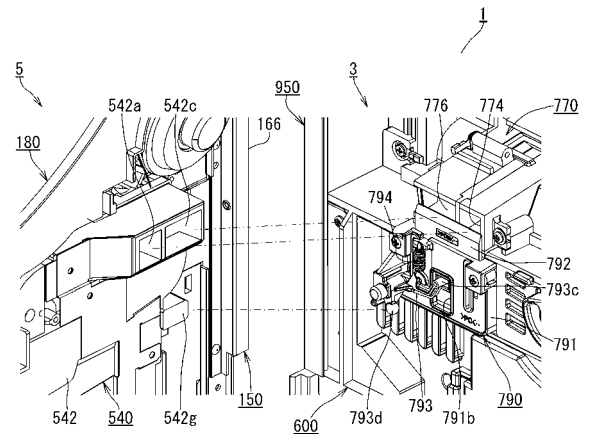
【図 7 2】



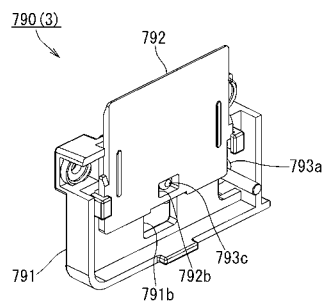
【図 7 3】



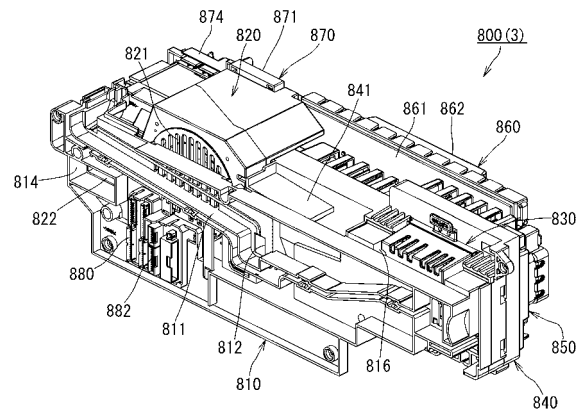
【図 7 5】



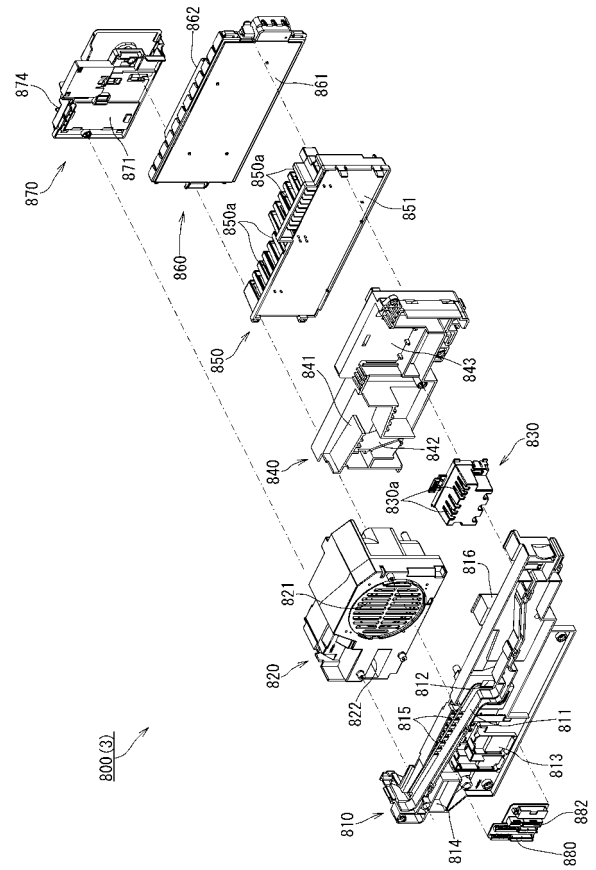
【図 7 4】



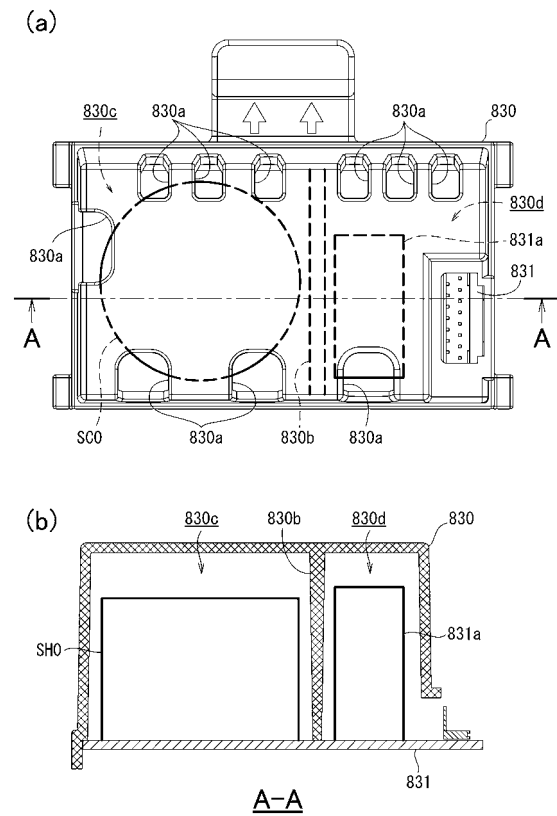
【図 7 6】



【圖 7 8】

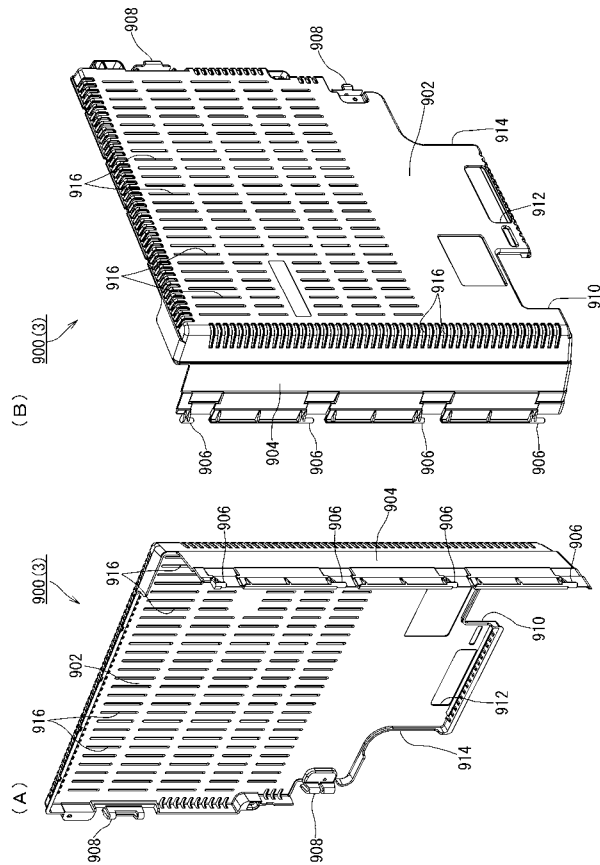


【 図 8 0 】

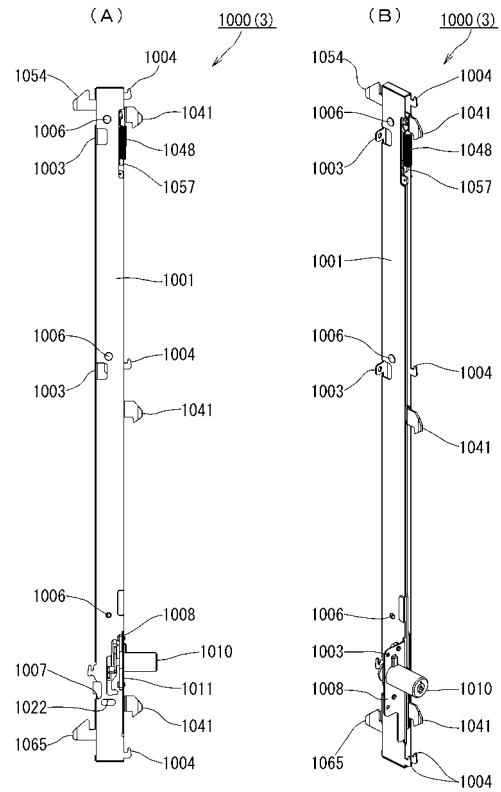




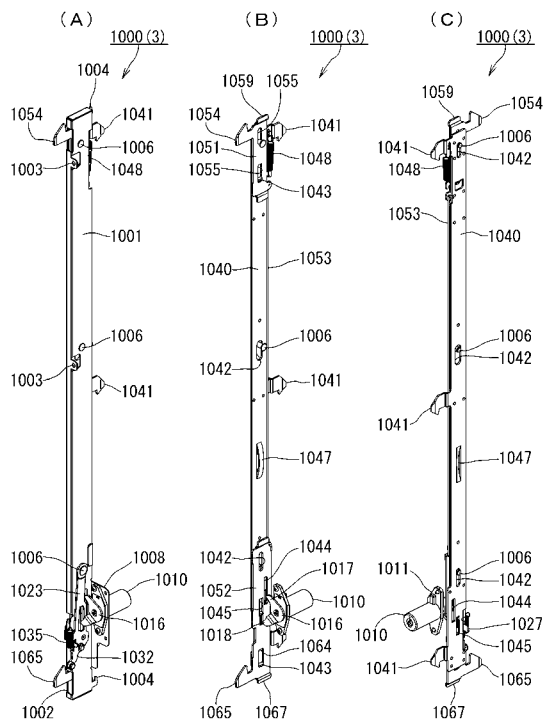
【図 8 1】



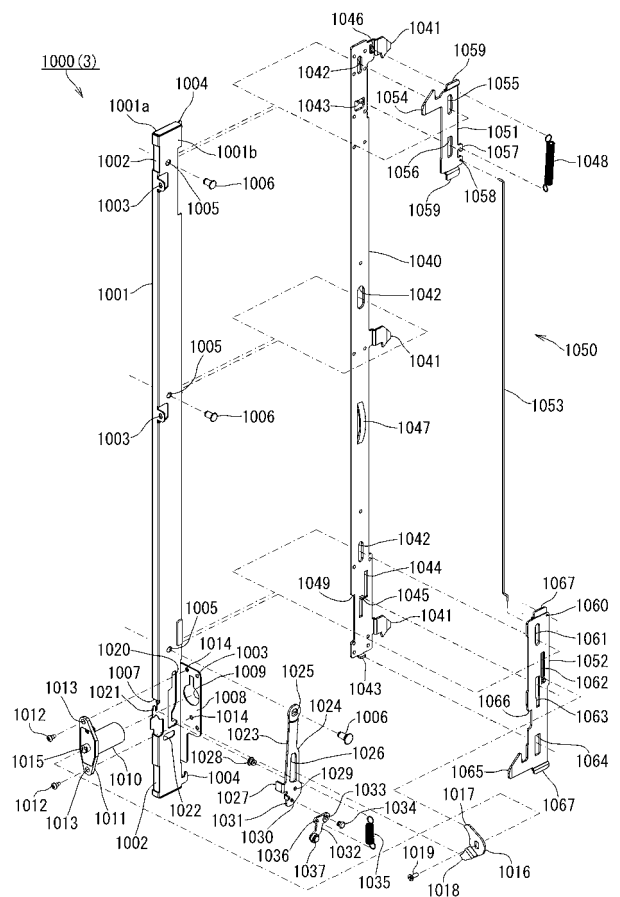
【図 8 2】



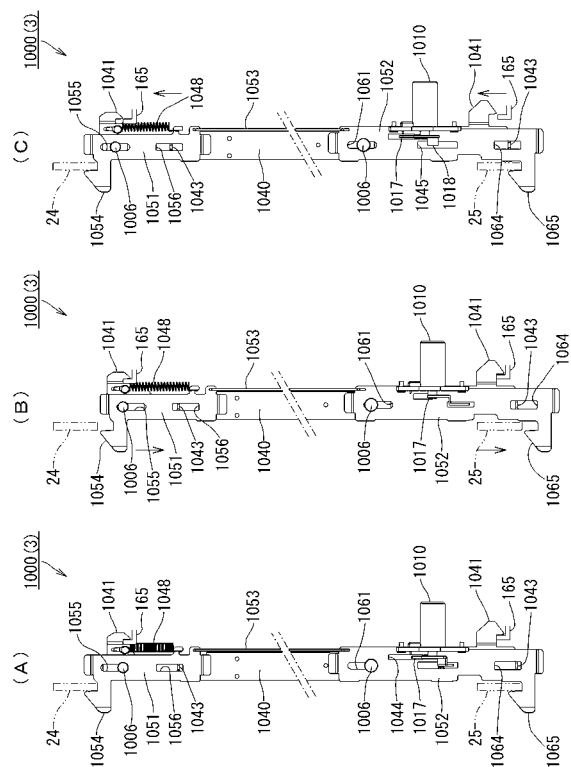
【図 8 3】



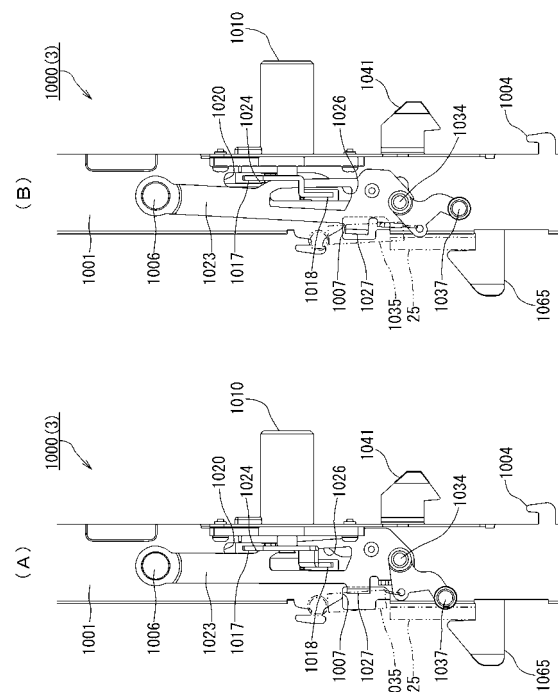
【図 8 4】



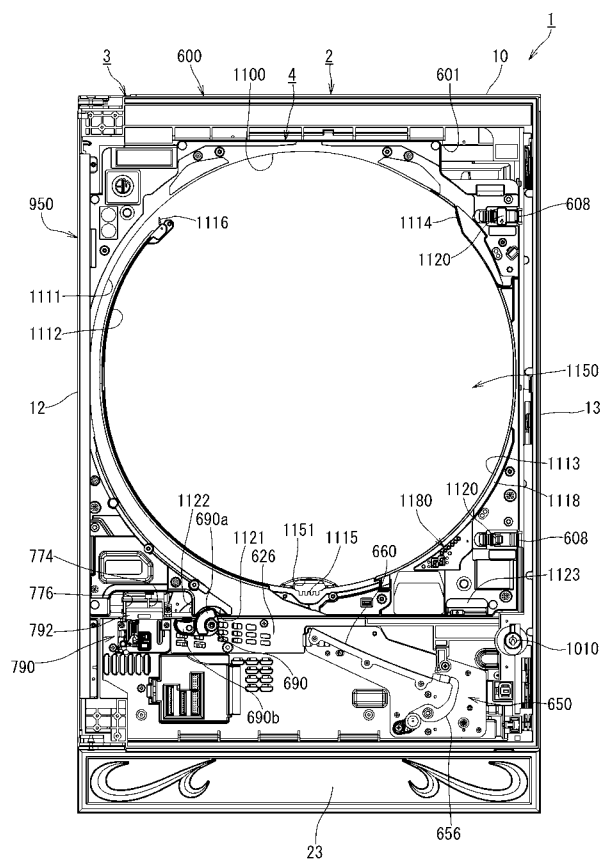
【 図 8 5 】



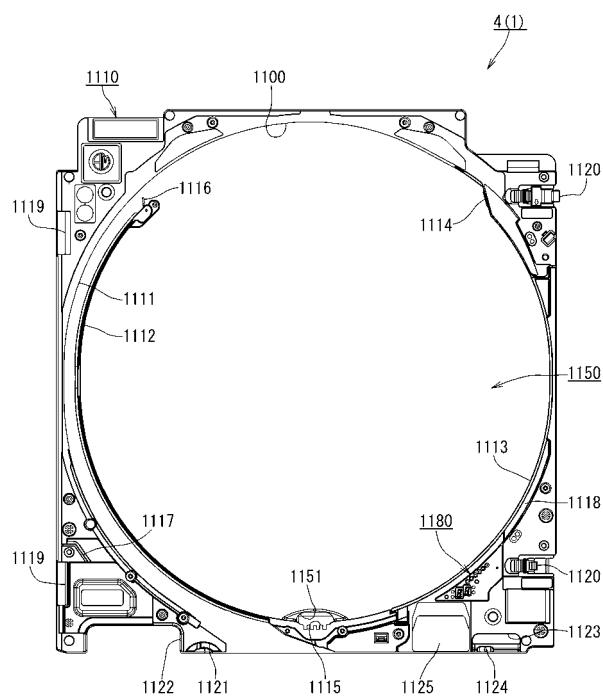
【 図 8 6 】



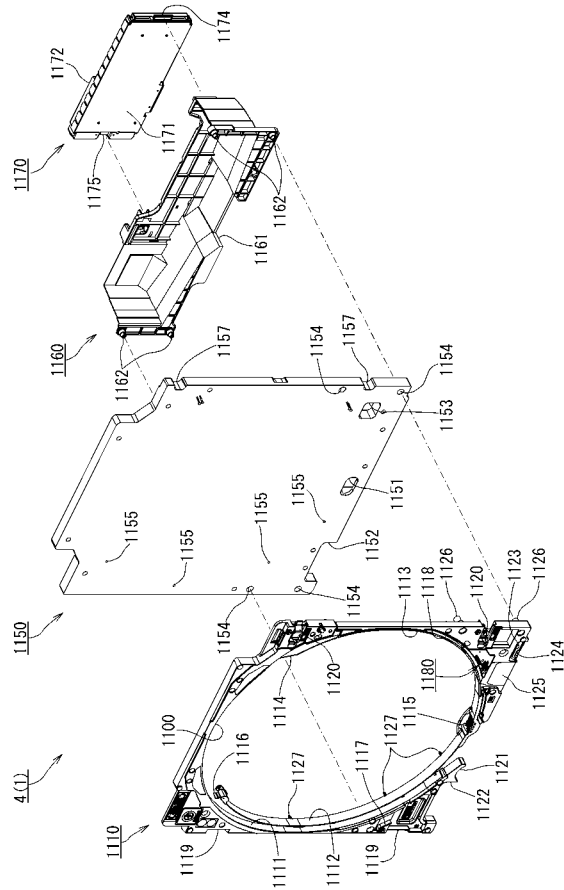
【 図 8 7 】



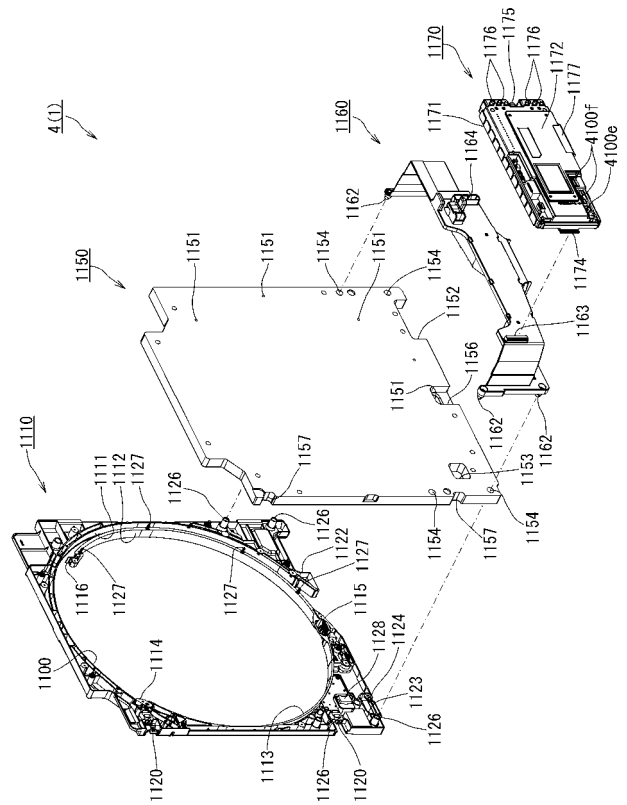
【 図 8 8 】



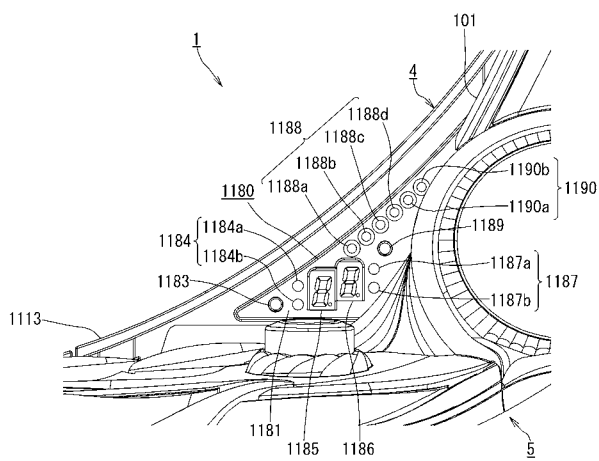
【 図 8 9 】



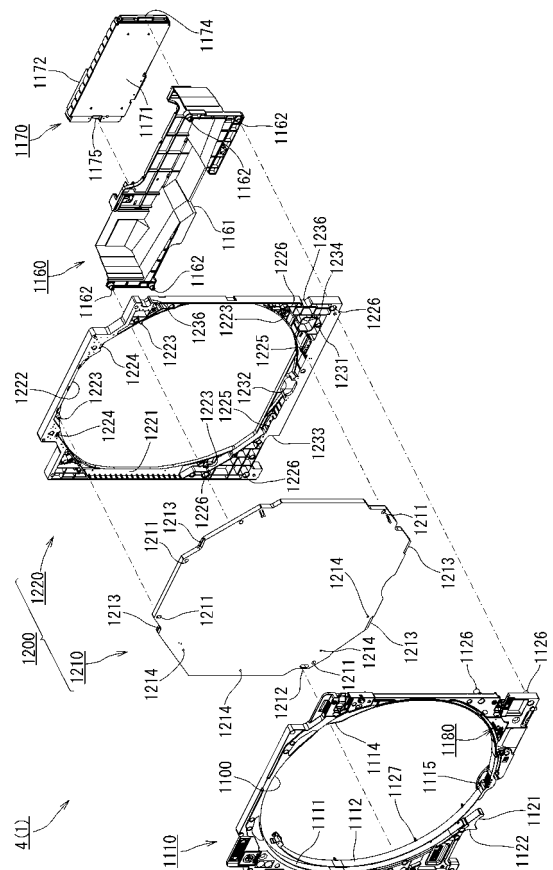
【 図 9 0 】



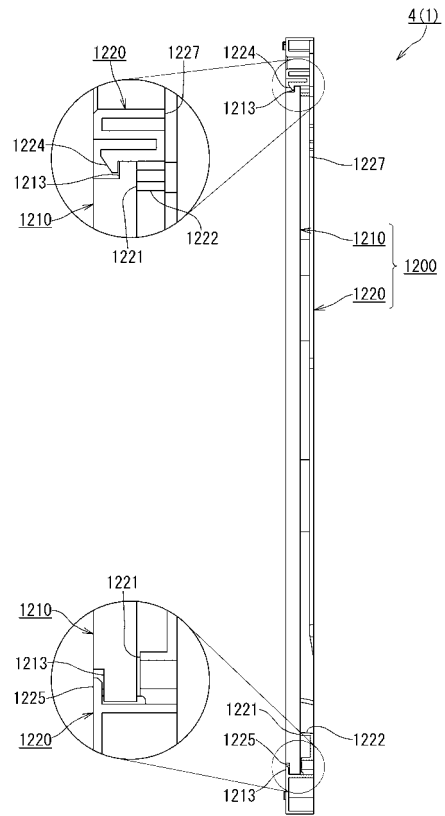
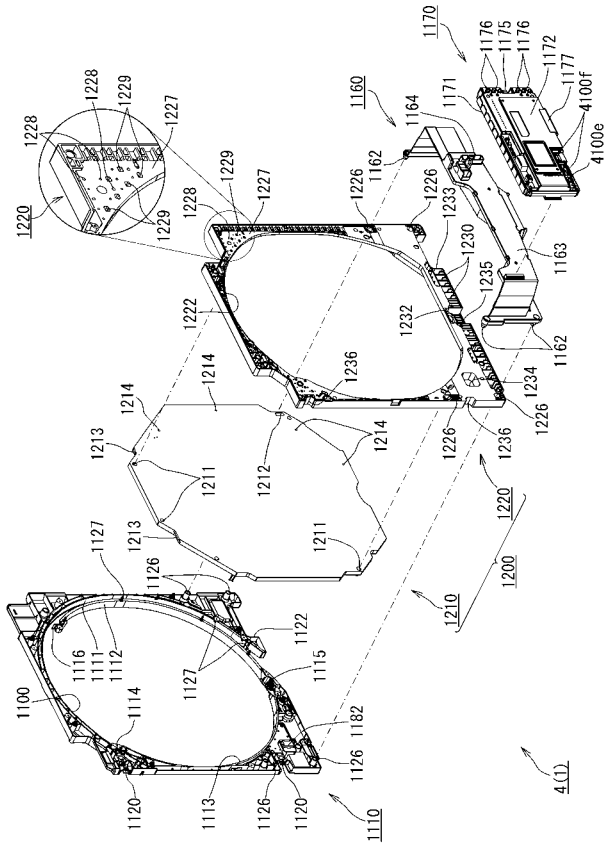
【 図 9 1 】



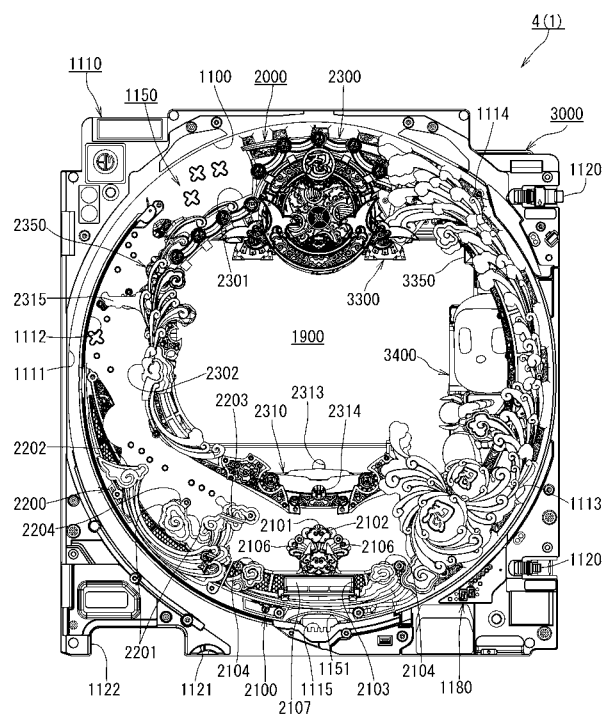
【 図 9 2 】



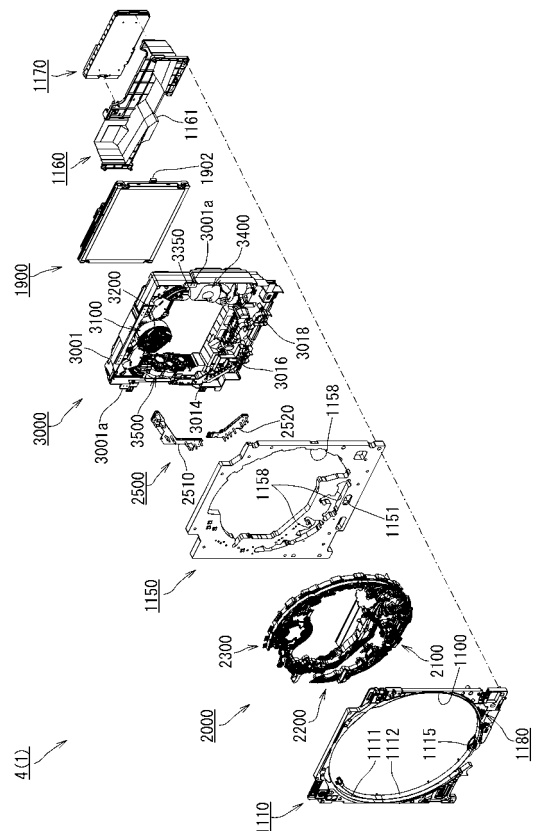
【 図 9 4 】



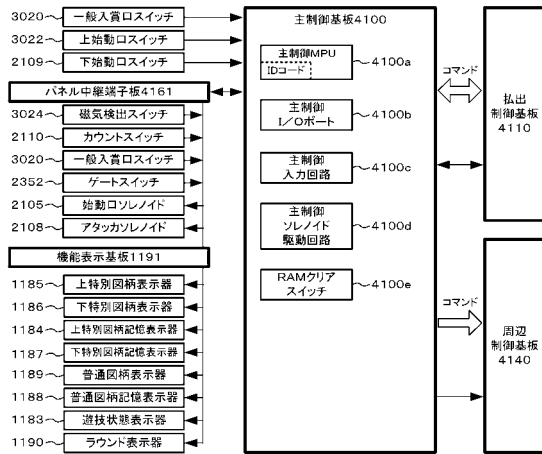
【 図 9 5 】



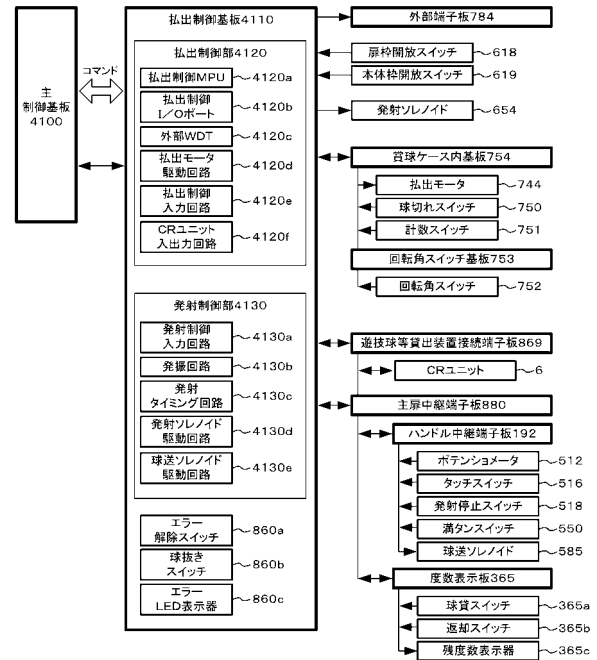
【 図 9 6 】



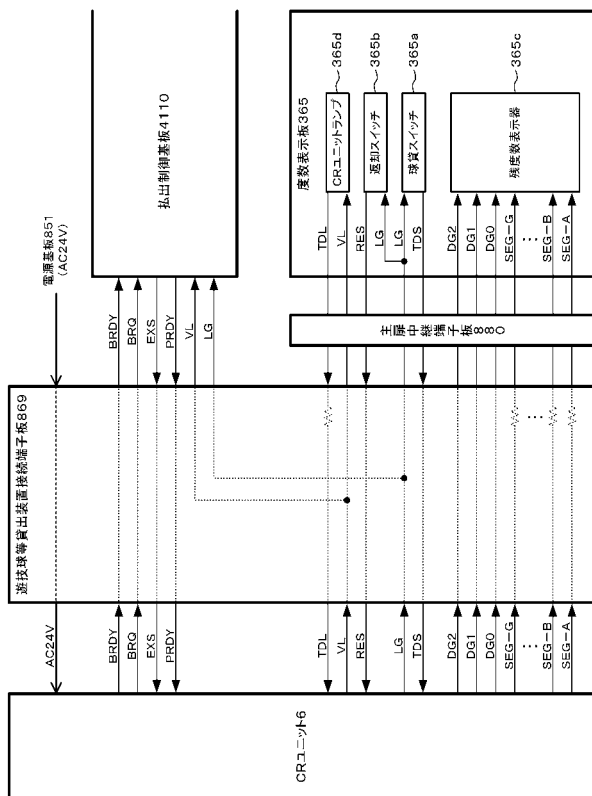
【図 97】



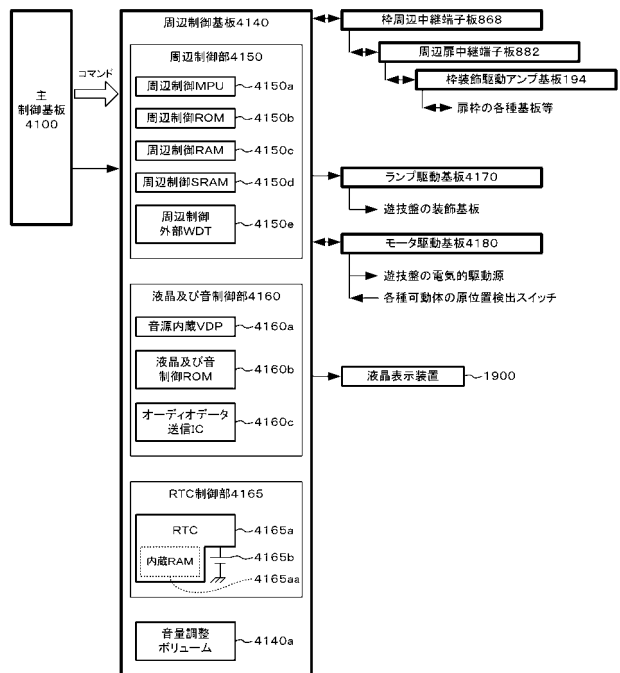
【図 98】



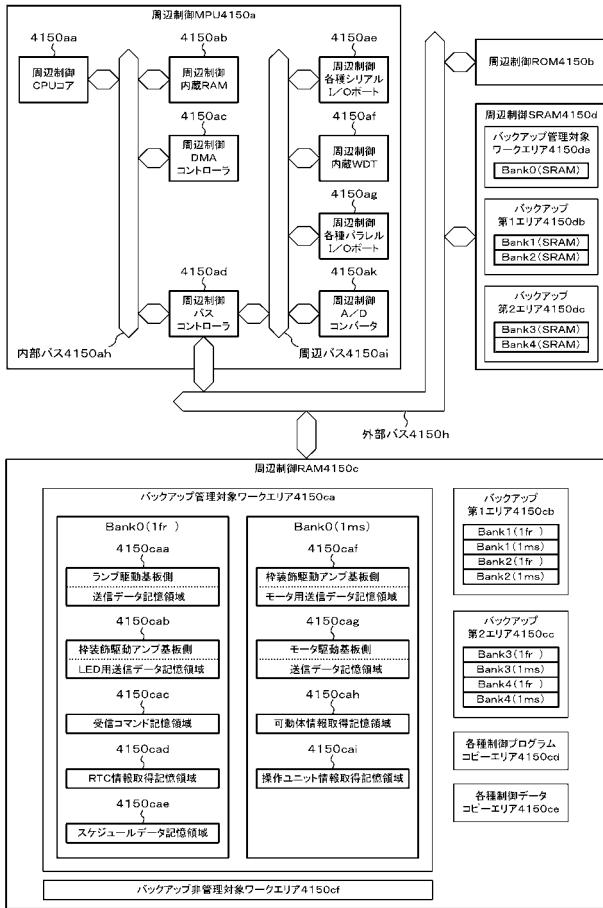
【図 99】



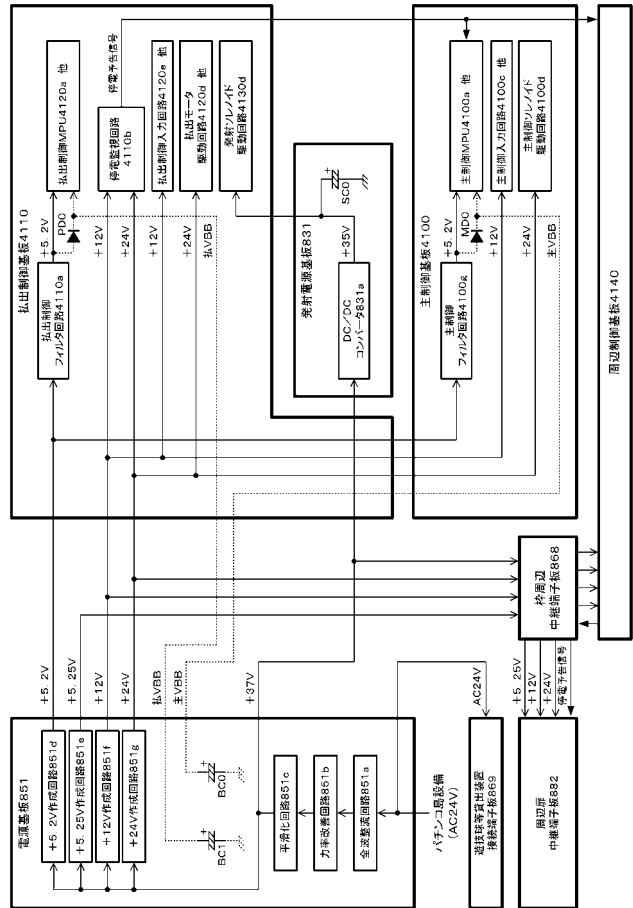
【図 100】



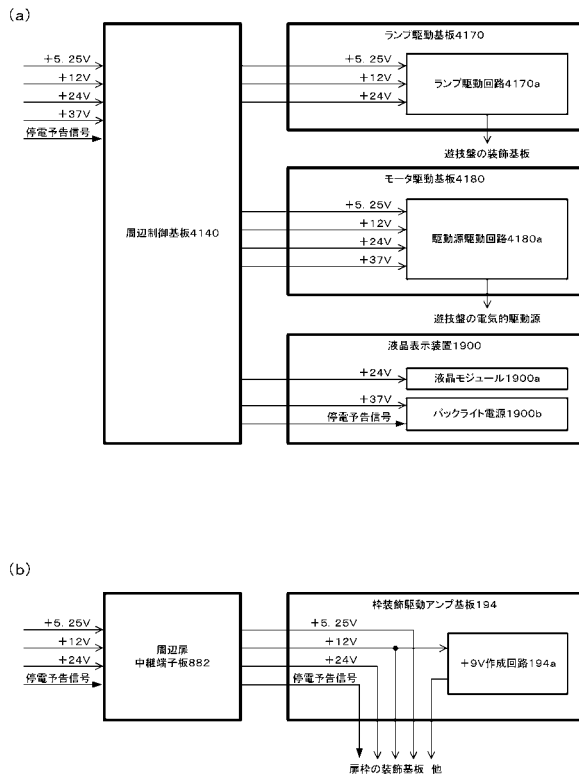
【図 101】



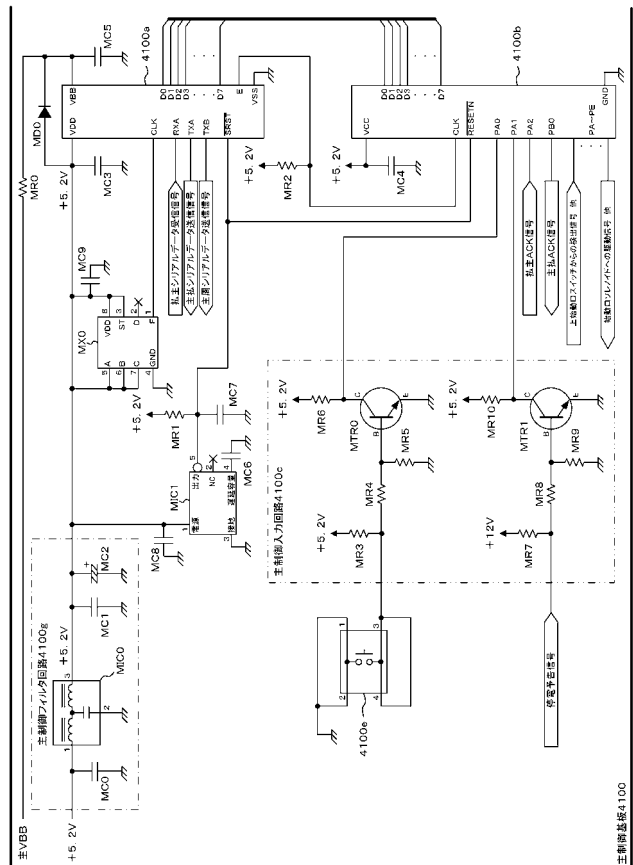
【図 102】



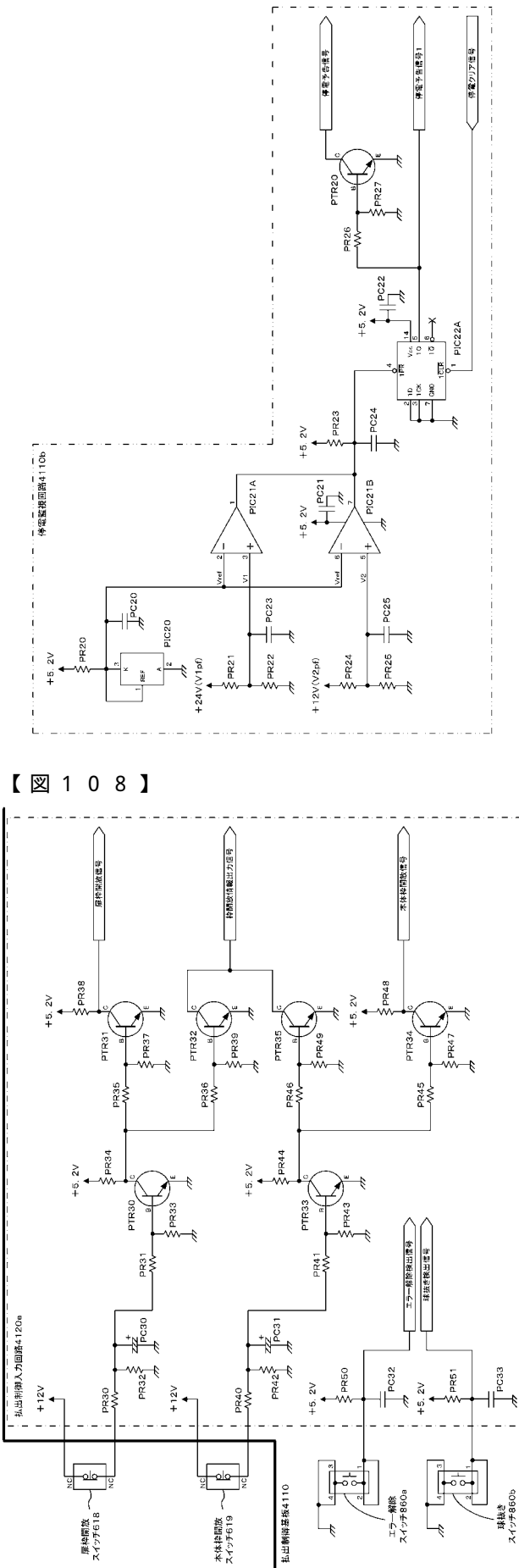
【図 103】



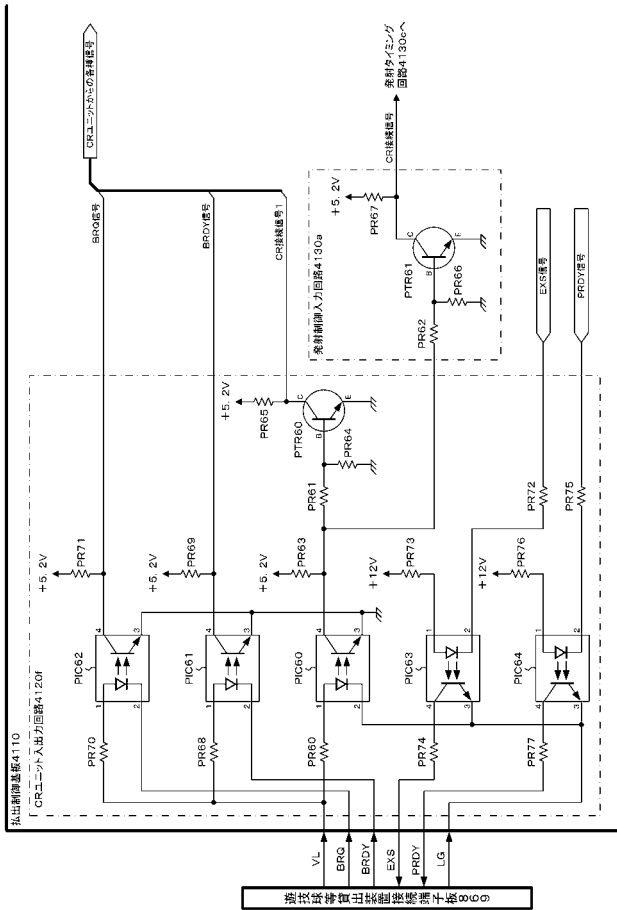
【図 104】



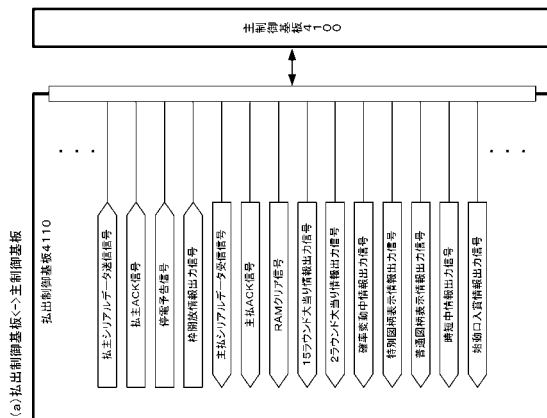
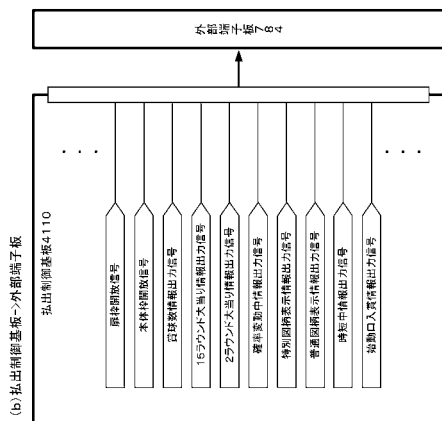
【 ㊦ 1 0 6 】



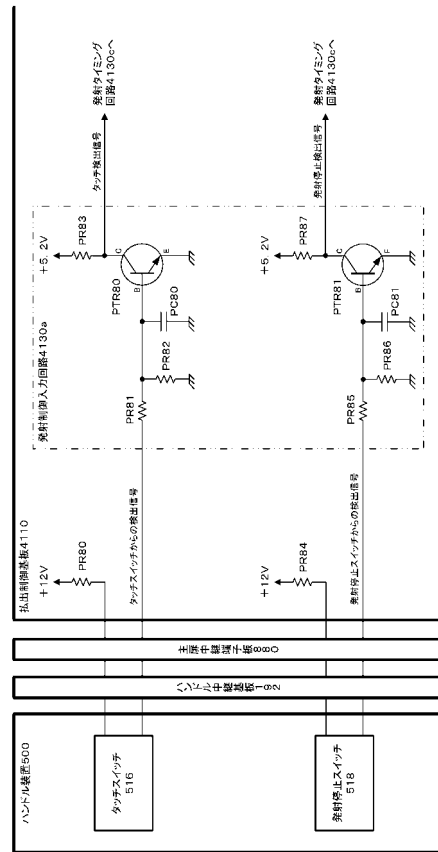
【図 109】



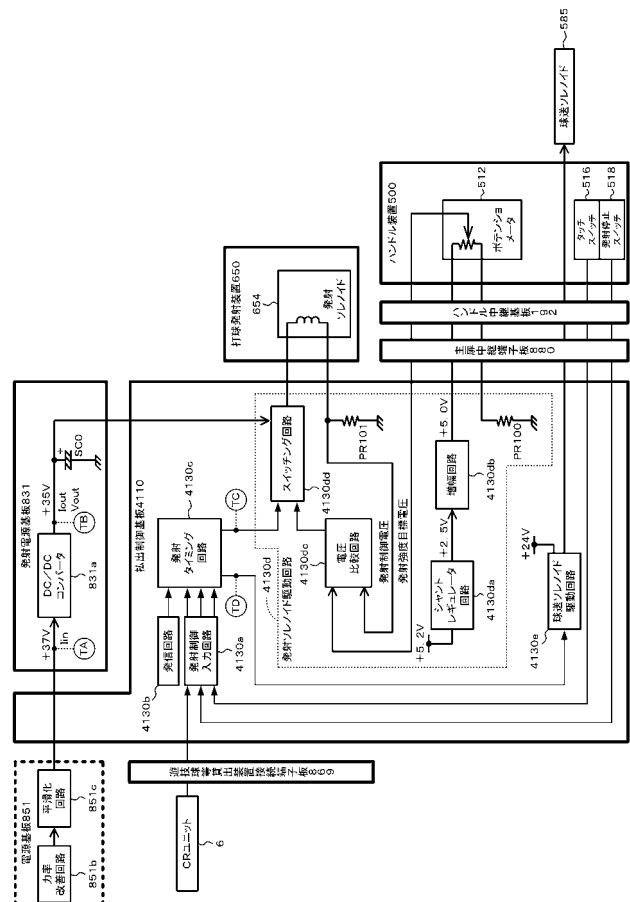
【図 111】



【図 110】

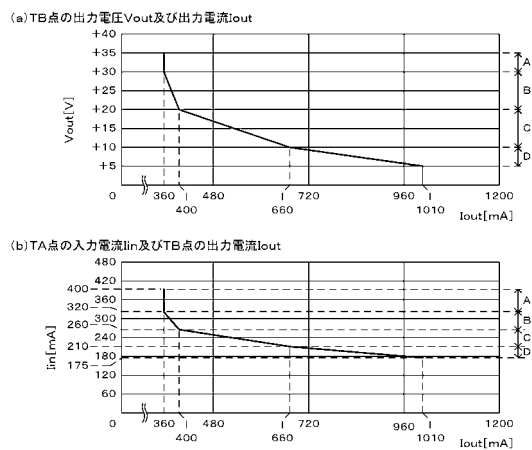


【図 112】

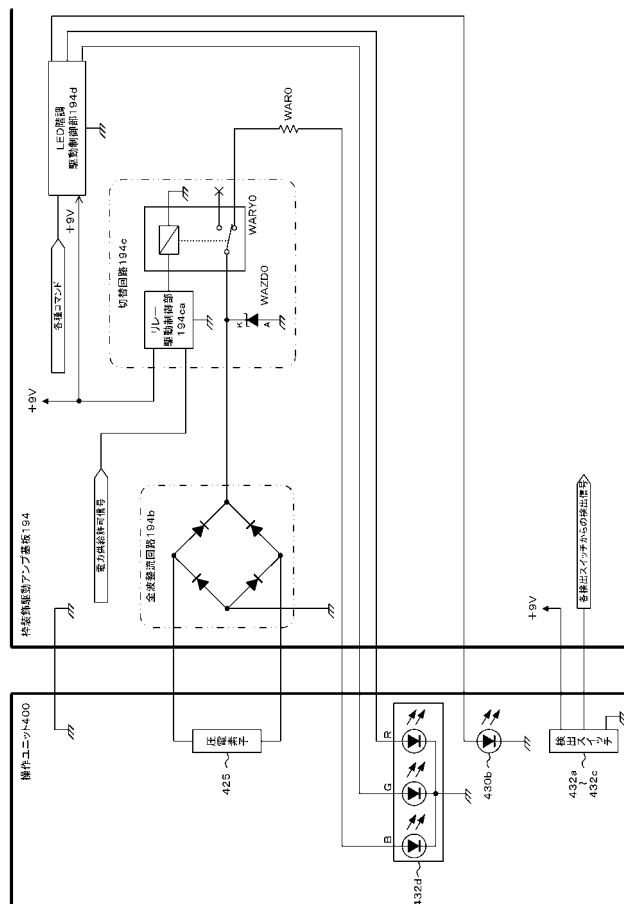




【 図 1 1 4 】

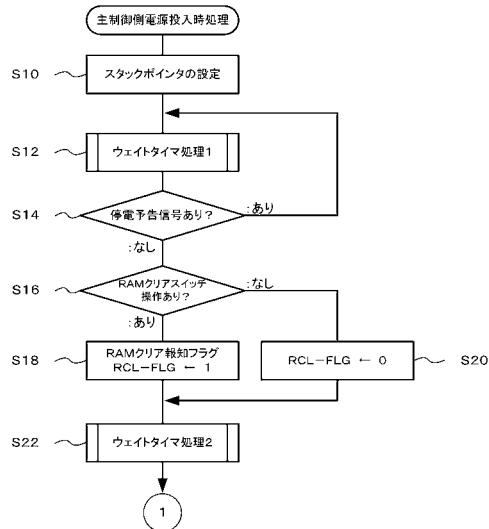


【 図 1 1 6 】

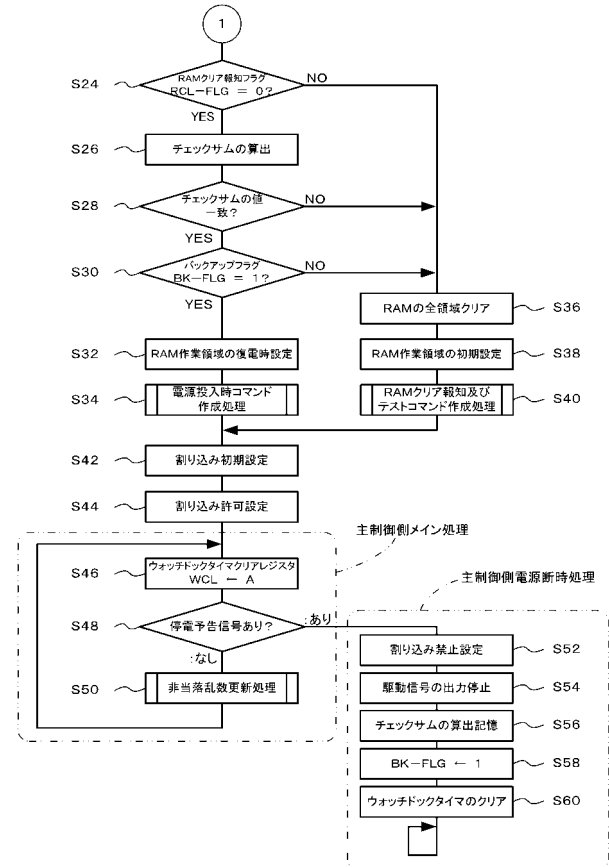




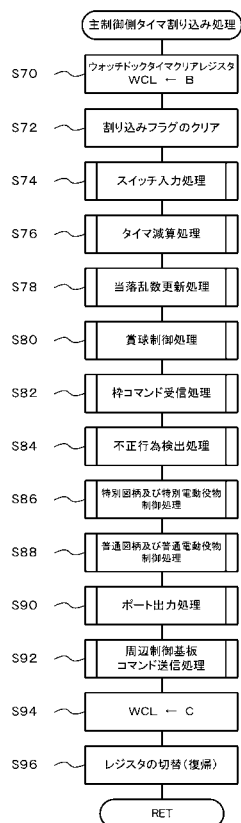
【図 1 2 1】



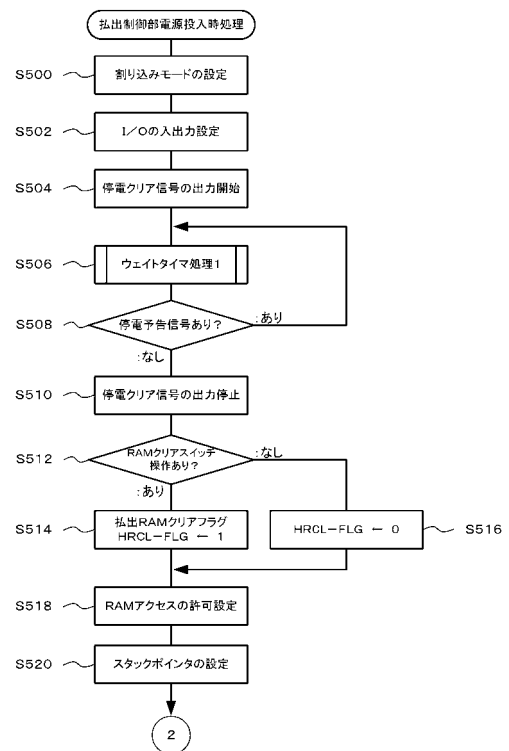
【図 1 2 2】



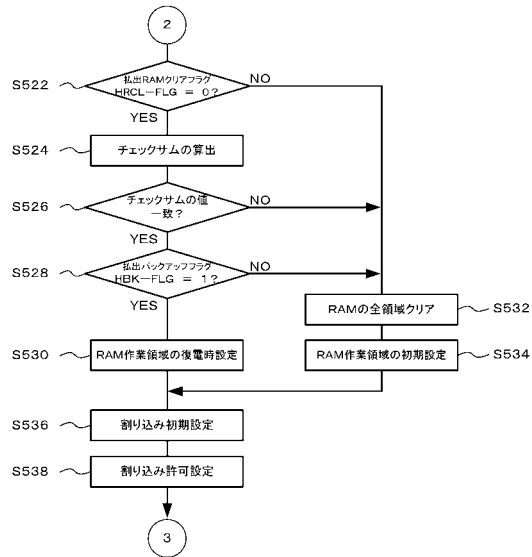
【図 1 2 3】



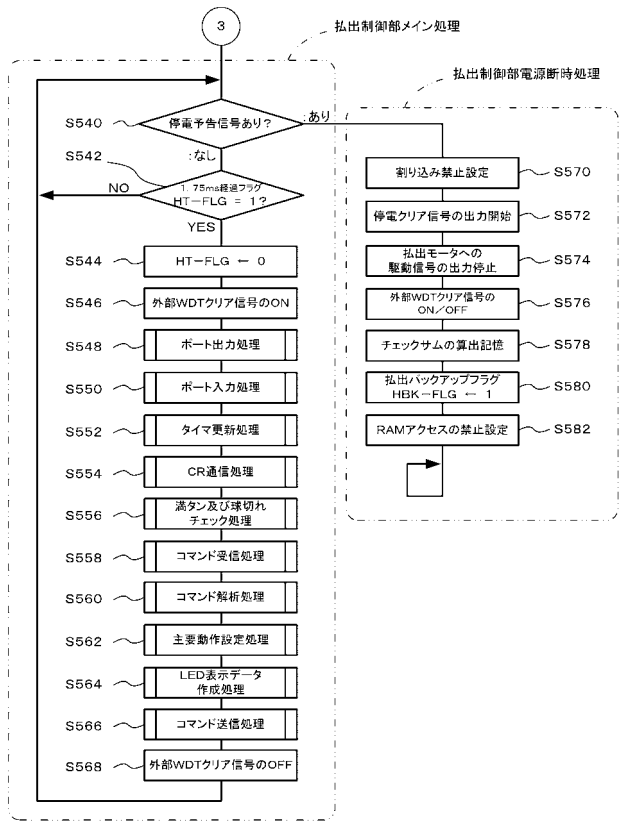
【図 1 2 4】



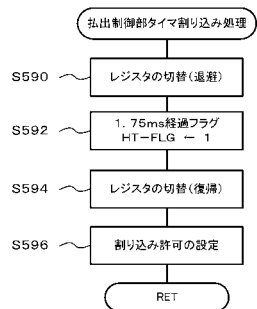
【図 1 2 5】



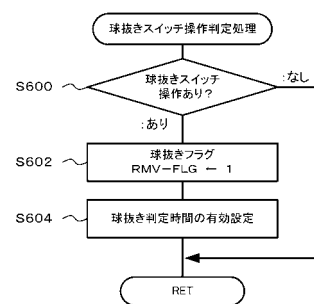
【図 1 2 6】



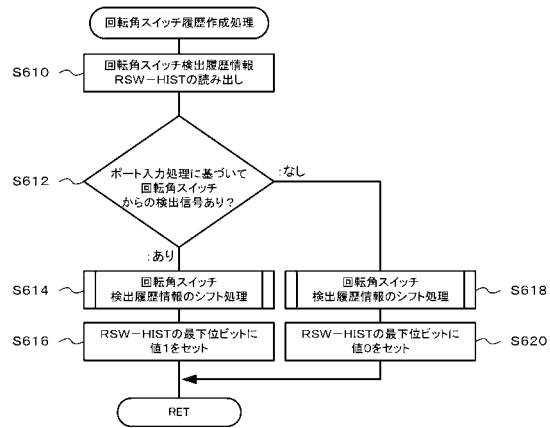
【図 1 2 7】



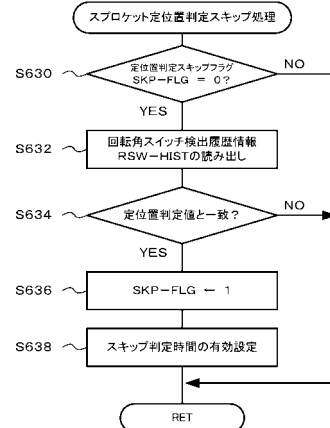
【図 1 2 8】



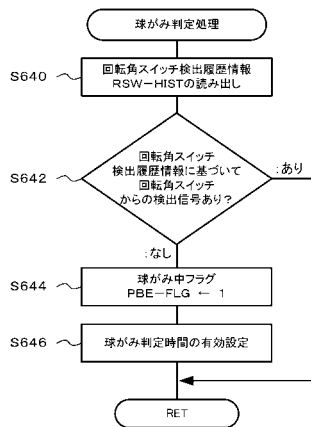
【図 129】



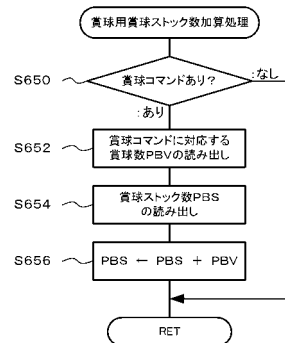
【図 130】



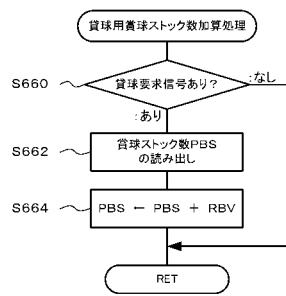
【図 131】



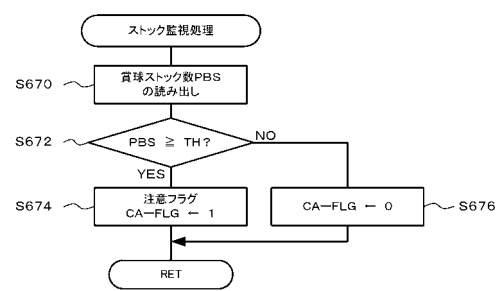
【図 132】



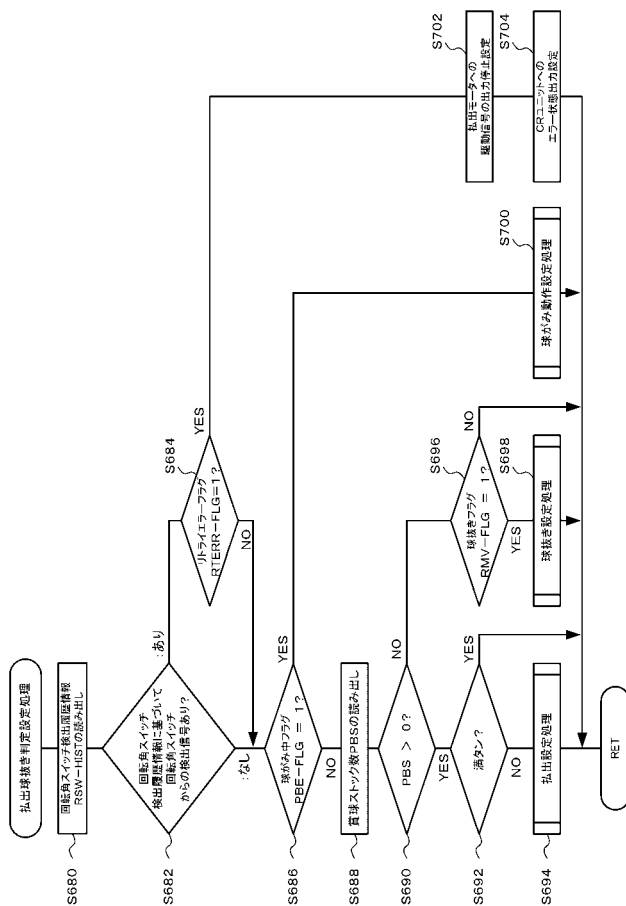
【図 133】



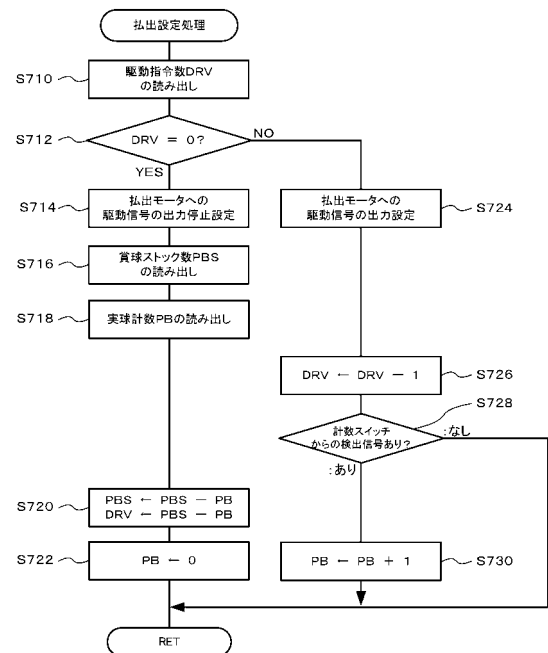
【図 134】



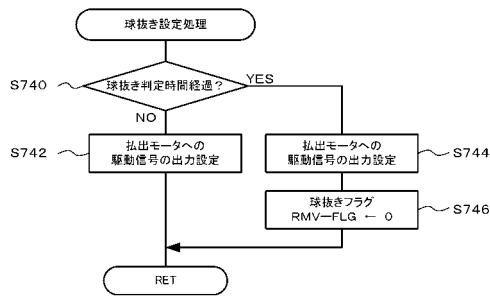
【図 135】



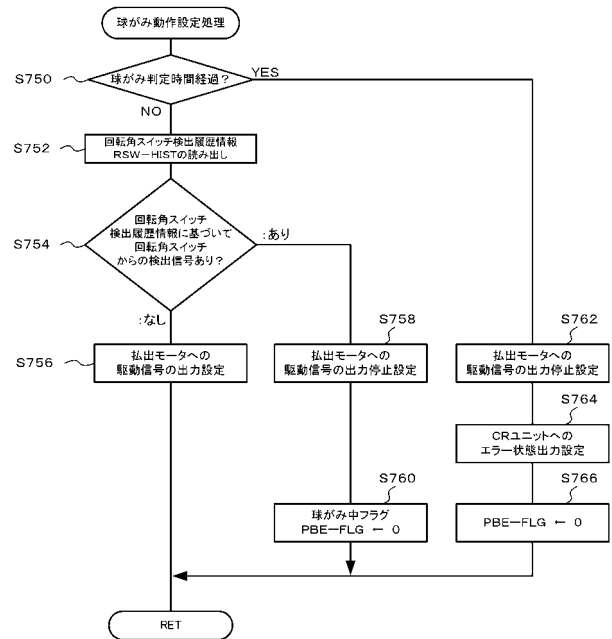
【図 136】



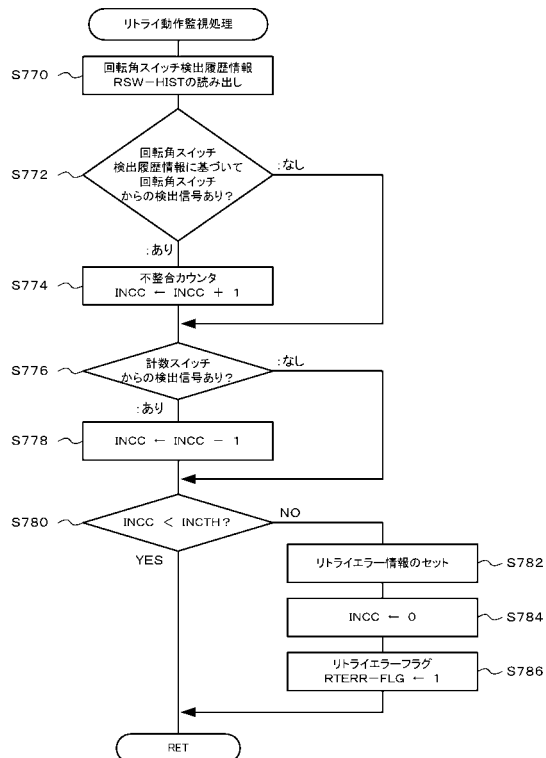
【図 137】



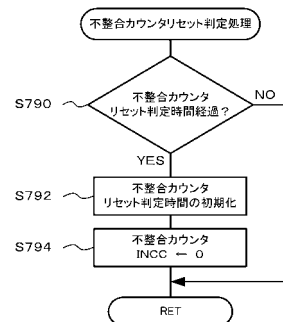
【図 138】



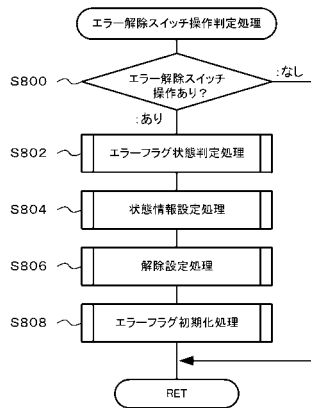
【図 139】



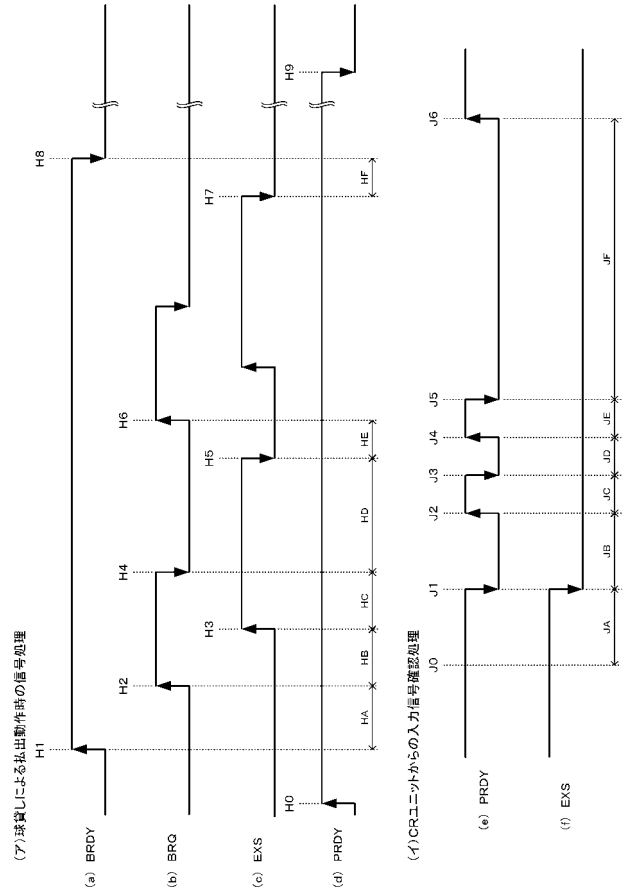
【図 140】



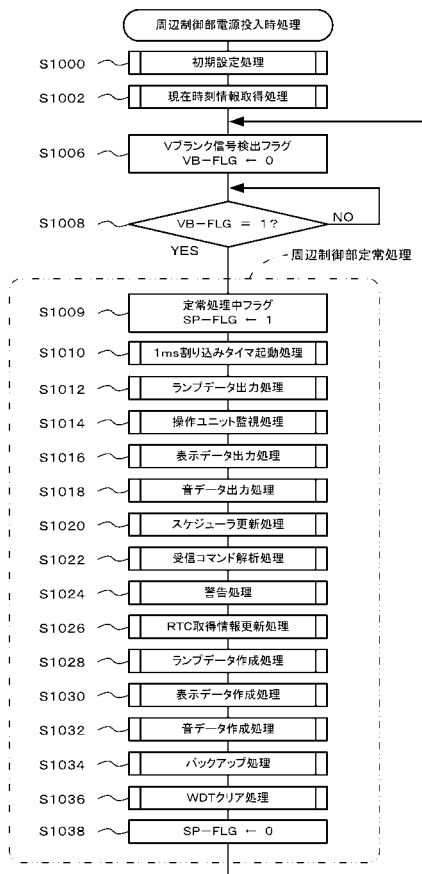
【図 1 4 1】



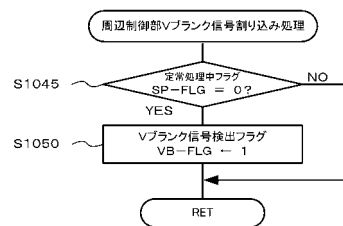
【図 1 4 2】



【図 1 4 3】

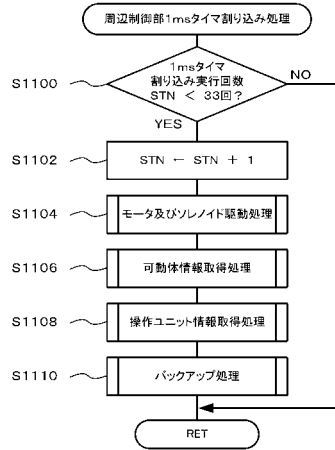


【図 1 4 4】

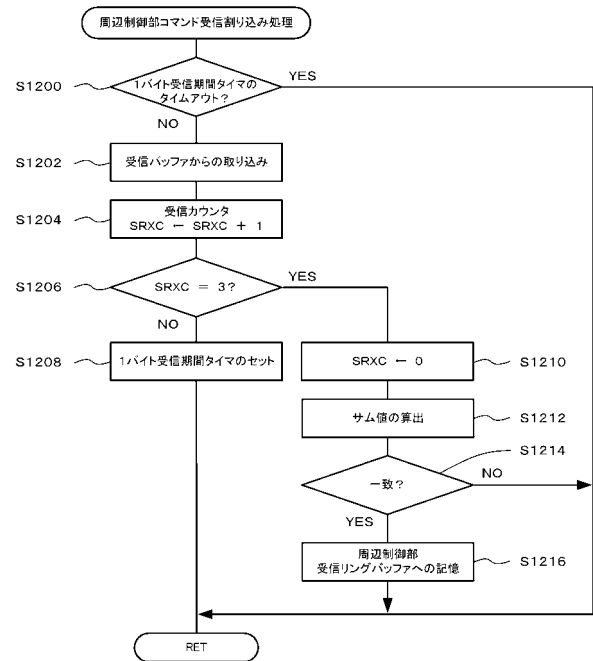




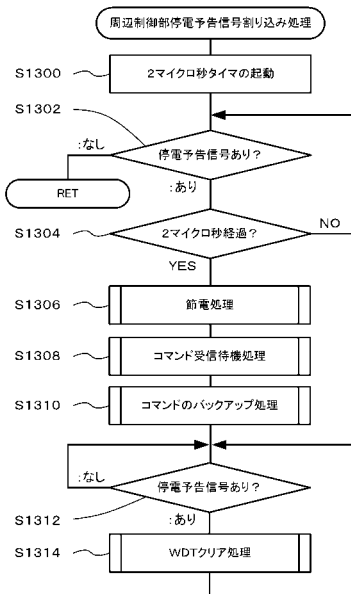
【図 1 4 5】



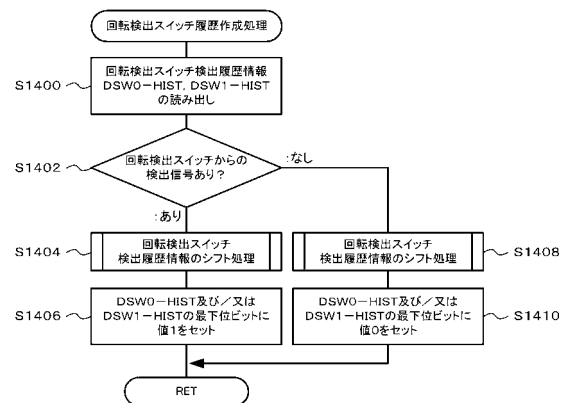
【図 1 4 6】



【図 1 4 7】

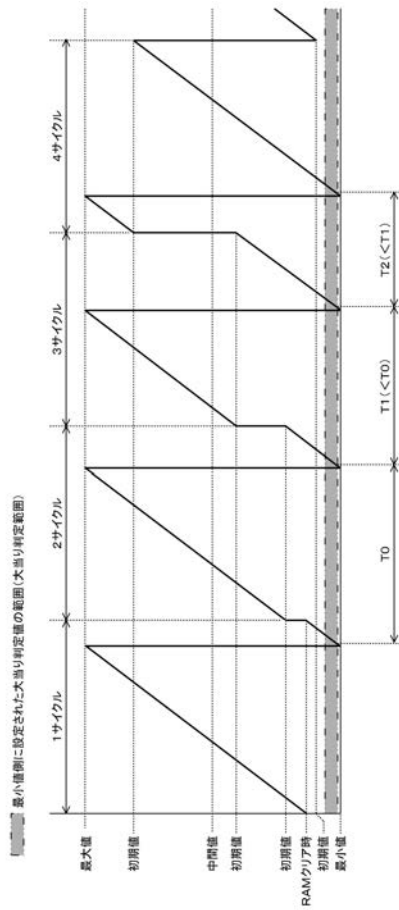


【図 1 4 8】

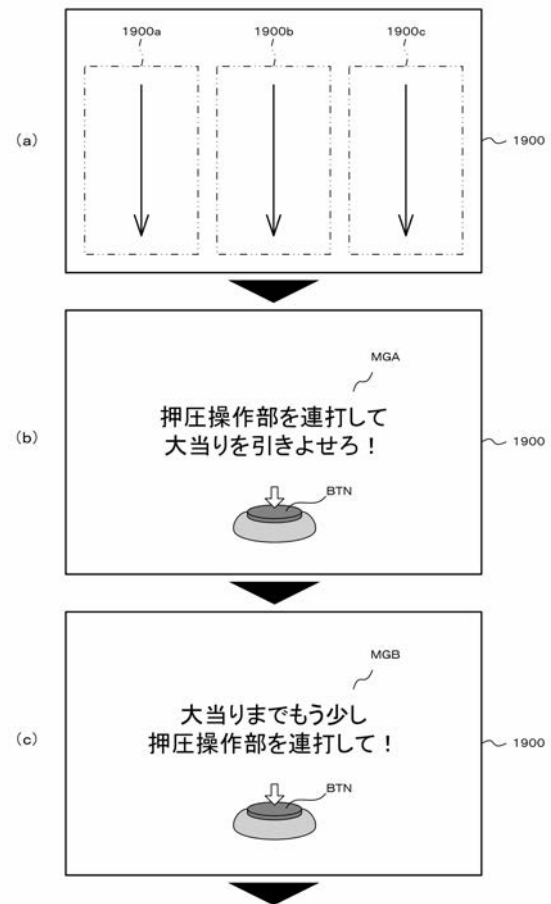




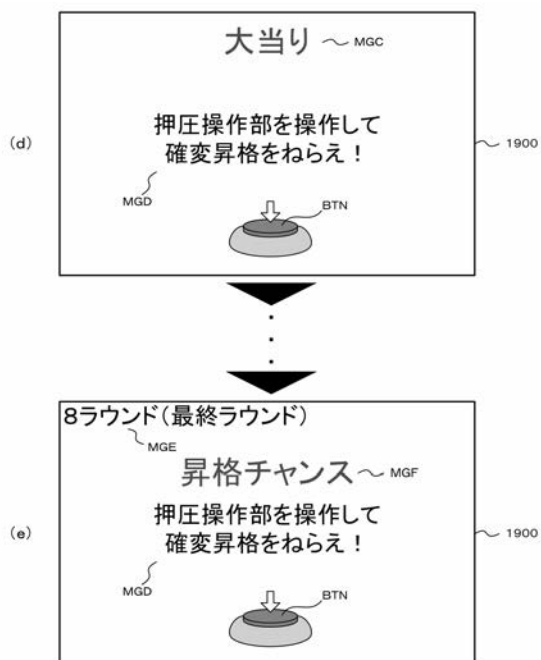
【図 153】



【図 154】



【図 155】



---

フロントページの続き

F ターム(参考) 2C088 AA35 AA42 AA51 BC22 EB78  
2C333 AA11 CA05 CA29 CA31 CA49 CA53 CA69 CA76 FA05 FA09  
GA05