

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】令和6年6月11日(2024.6.11)

【公開番号】特開2024-75611(P2024-75611A)

【公開日】令和6年6月4日(2024.6.4)

【年通号数】公開公報(特許)2024-102

【出願番号】特願2024-33925(P2024-33925)

【国際特許分類】

G 09 G 3/36(2006.01)  
 G 09 G 3/20(2006.01)  
 G 09 F 9/30(2006.01)  
 G 02 F 1/1368(2006.01)  
 G 02 F 1/133(2006.01)  
 H 01 L 29/786(2006.01)  
 H 01 L 21/336(2006.01)

10

【F I】

G 09 G 3/36  
 G 09 G 3/20 6 2 1 B  
 G 09 G 3/20 6 2 1 M  
 G 09 G 3/20 6 8 0 G  
 G 09 F 9/30 3 3 8  
 G 02 F 1/1368  
 G 02 F 1/1335 5 0  
 H 01 L 29/78 6 1 2 B  
 H 01 L 29/78 6 1 7 N  
 H 01 L 29/78 6 1 7 T  
 H 01 L 29/78 6 1 9 A

20

【手続補正書】

30

【提出日】令和6年6月3日(2024.6.3)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数のゲート線と、複数のソース線と、表示部と、を有し、

前記表示部は、m行n列(mおよびnのそれぞれは、2以上の整数)に配置された複数の画素を有し、

前記複数の画素のそれぞれは、トランジスタと、表示素子と、を有し、

i行目に配置された前記複数の画素は、i本目(iは1以上m以下の整数)の前記ゲート線と電気的に接続される表示装置であって、

1列あたりg本(gは3以上の整数)の前記ソース線を有し、

前記g本の前記ソース線は、第1のソース線、第2のソース線、第3のソース線を有し、

前記第1のソース線は、前記複数の画素のn-1列目の画素と電気的に接続し、

前記第2のソース線は、前記複数の画素のn-1列目の画素およびn列目の画素と電気的に接続し、

前記第3のソース線は、前記複数の画素のn列目の画素と電気的に接続し、

40

50

前記トランジスタは、第1の導電層と、前記第1の導電層の上方の金属酸化物を有する半導体層と、前記半導体層の上方の第2の導電層と、を有し、

前記半導体層は、チャネル形成領域を有し、

前記第1の導電層および前記第2の導電層は、2つのゲートの機能を有する導電層であり

前記第2の導電層のチャネル長方向の長さは、前記半導体層のチャネル長方向の長さより長く、

前記第2の導電層のチャネル幅方向の長さは、前記半導体層のチャネル幅方向の長さより長い、表示装置。

10

20

30

40

50