



(19)中華民國智慧財產局

(12)設計說明書公告本

(11)證書號數：TW D213973 S

(45)公告日：中華民國 110 (2021) 年 09 月 11 日

(21)申請案號：109307103

(22)申請日：中華民國 109 (2020) 年 12 月 17 日

(51)LOC.(11)Cl.：13-03

(30)優先權：2020/06/17 美國 63/040,148

(71)申請人：瑞昱半導體股份有限公司(中華民國)REALTEK SEMICONDUCTOR CORP. (TW)  
新竹科學園區創新二路2號(72)設計人：李安明 LEE, AN-MING (TW)；黃柏凱 HUANG, BO-KAI (TW)；林武質 LIN, WU-  
CHIH (TW)；黃躍興 HUANG, YUEH-HSING (TW)

(74)代理人：李文賢

(56)參考文獻：

TW D161662

TW D165179

TW D168568

TW D172415

TW D189481

TW D192833

TW D201222

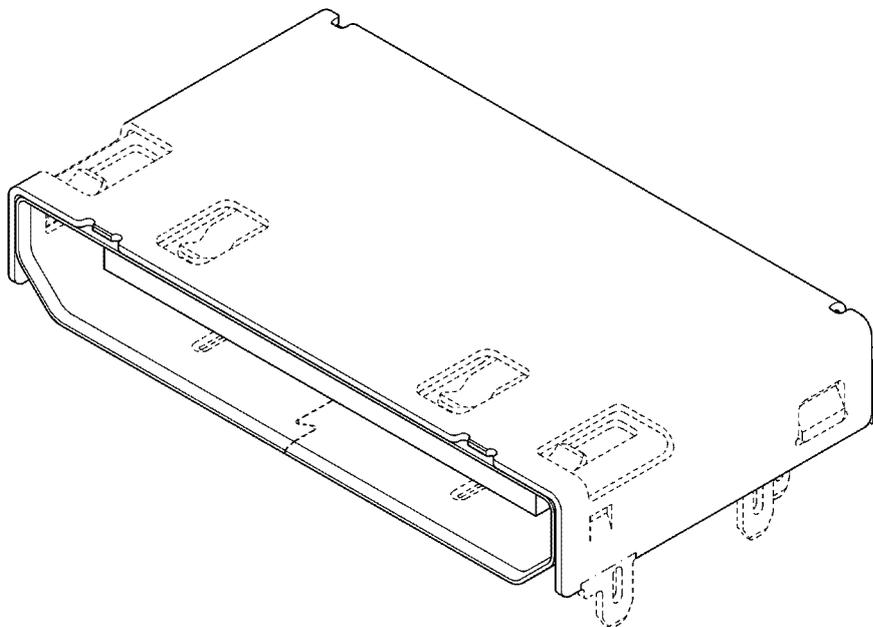
審查人員：朱哲慶

圖式數：8 共 6 頁

(54)名稱

訊號傳輸裝置之部分

代表圖：

立體圖1  
(代表圖)



D213973

## 【設計說明書】

【中文設計名稱】 訊號傳輸裝置之部分

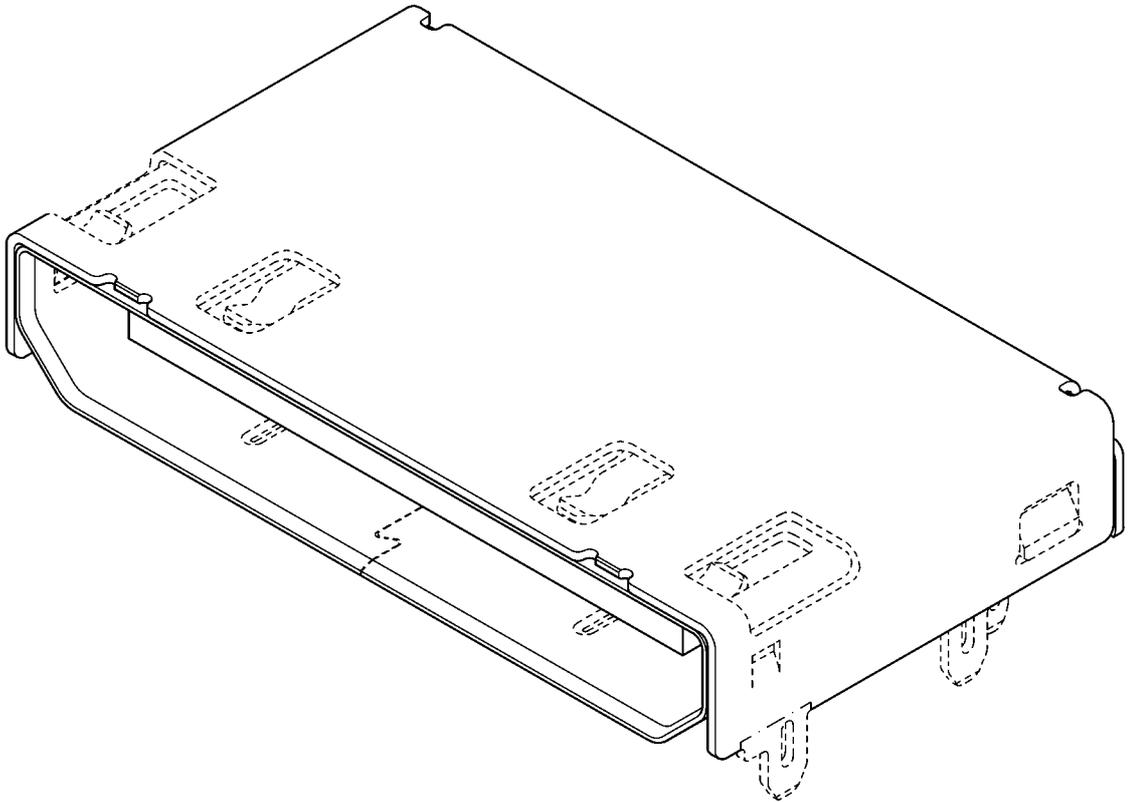
【物品用途】

【0001】 本設計係一種訊號傳輸裝置，並且為母接頭，其可設置在傳輸線或電子裝置上。

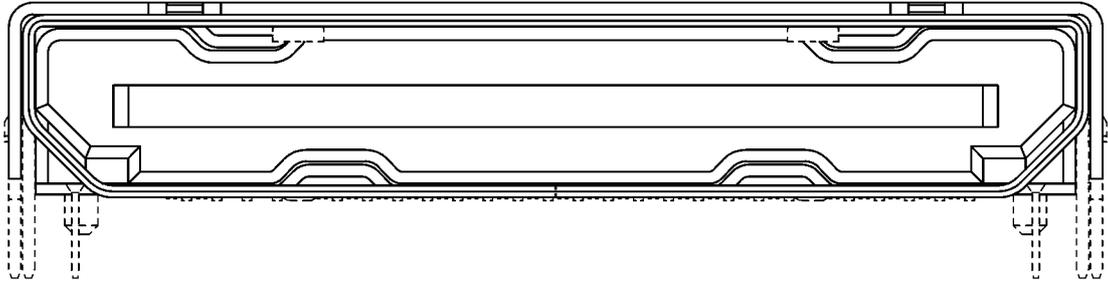
【設計說明】

【0002】 本設計之訊號傳輸裝置整體觀之可為一扁形長方體之母接頭。由前視圖觀之，訊號傳輸裝置具有長方形之開口及位於開口內之舌部，長方形開口的左下側及右下側各具有一斜面。各圖示中虛線所示之部分為本案不主張設計之部分。

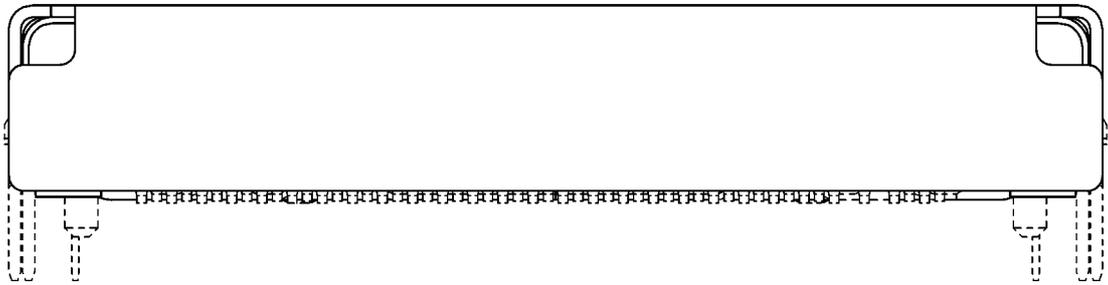
【設計圖式】  
(指定代表圖)



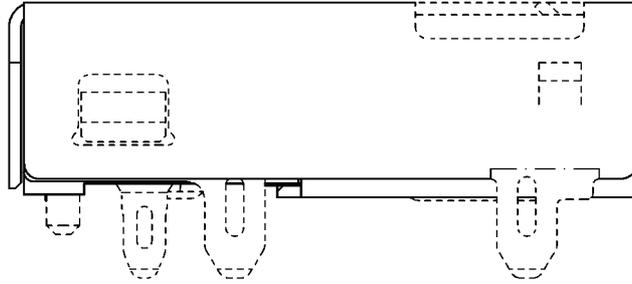
立體圖1  
(代表圖)



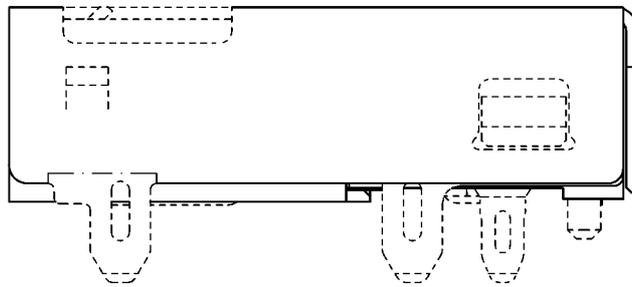
前視圖



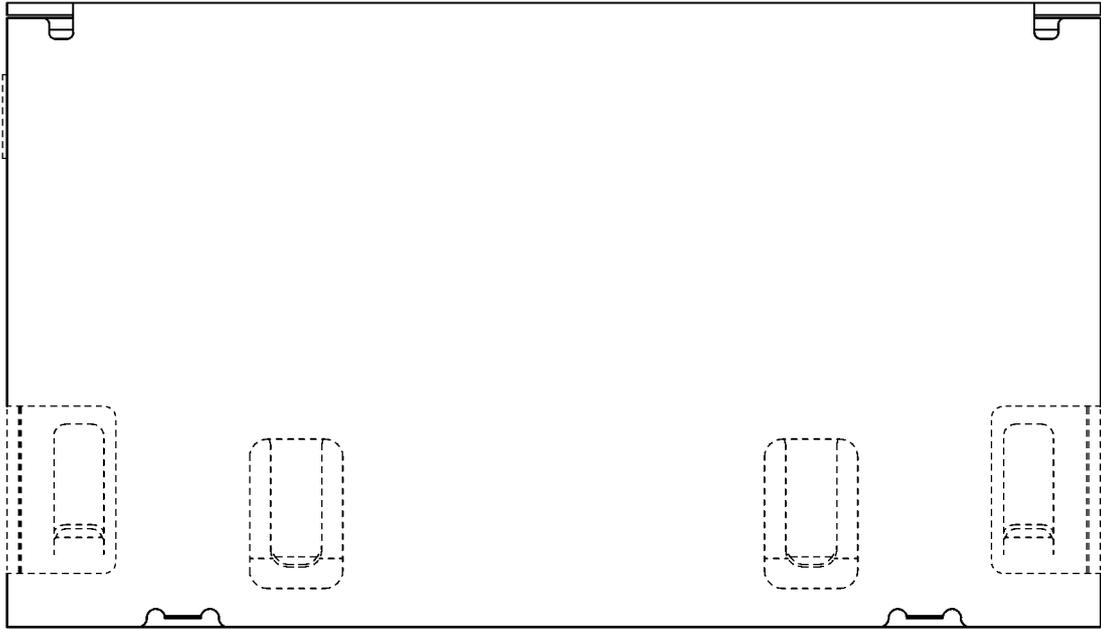
後視圖



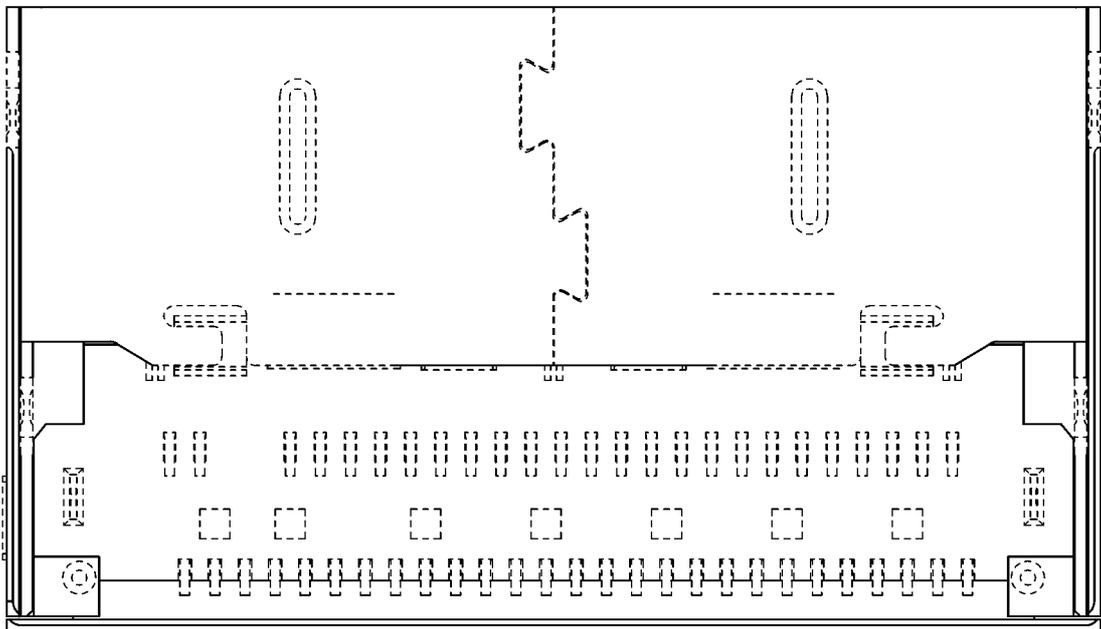
左側視圖



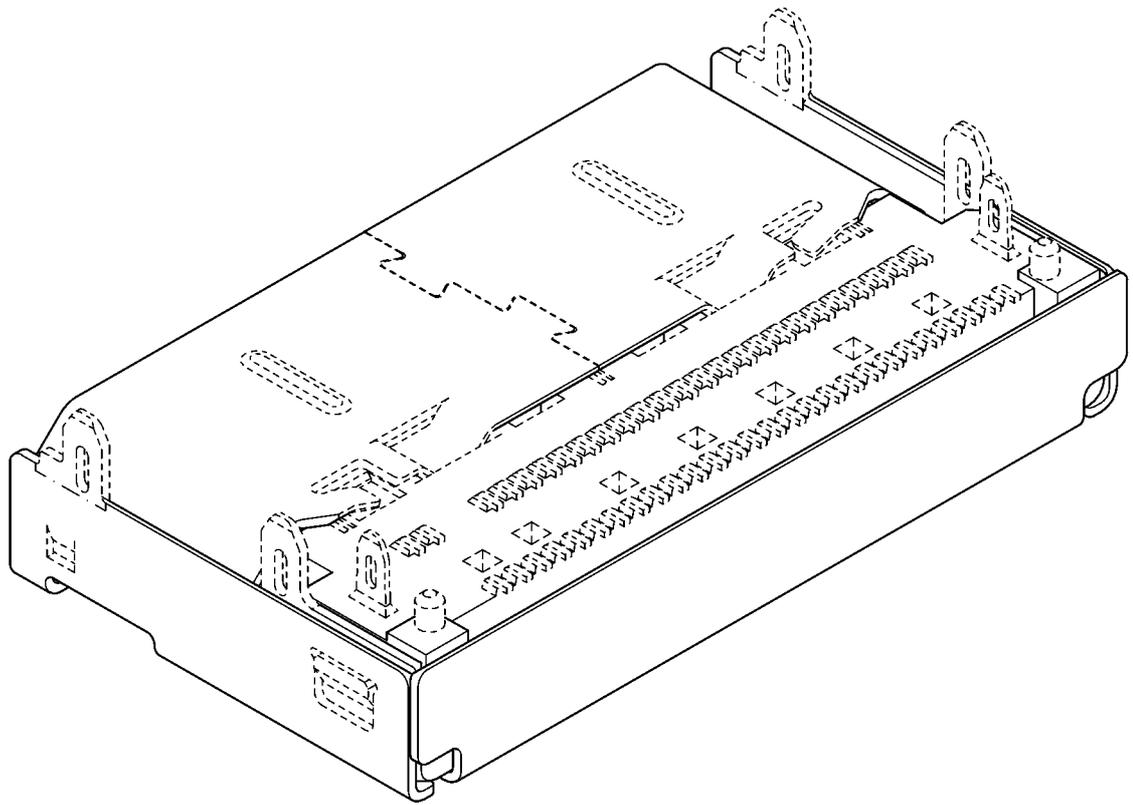
右側視圖



俯視圖



仰視圖



立體圖2