

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국



(43) 국제공개일
2011년 6월 3일 (03.06.2011)

PCT

(10) 국제공개번호
WO 2011/065797 A2

- (51) 국제특허분류:
H04W 48/12 (2009.01) H04W 52/02 (2009.01)
- (21) 국제출원번호: PCT/KR2010/008509
- (22) 국제출원일: 2010년 11월 30일 (30.11.2010)
- (25) 출원언어: 한국어
- (26) 공개언어: 한국어
- (30) 우선권정보:
61/265,333 2009년 11월 30일 (30.11.2009) US
10-2010-0120210 2010년 11월 30일 (30.11.2010) KR
- (71) 출원인 (US을(를) 제외한 모든 지정국에 대하여): 엘지전자 주식회사 (LG ELECTRONICS INC.) [KR/KR]; 서울 영등포구 여의도동 20, 150-721 Seoul (KR).
- (72) 발명자: 겸
- (75) 발명자/출원인 (US에 한하여): 박규진 (PARK, Kyu Jin) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 문성호 (MOON, Sung Ho) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 정재훈 (CHUNG, Jae Hoon) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 한승

희 (HAN, Seung Hee) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 권영현 (KWON, Yeong Hyeon) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 조한규 (CHO, Han Gyu) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR).

(74) 대리인: 김용인 (KIM, Yong In) 등; 서울 송파구 잠실동 175-9 현대빌딩 7층 KBK 특허법률사무소, 138-861 Seoul (KR).

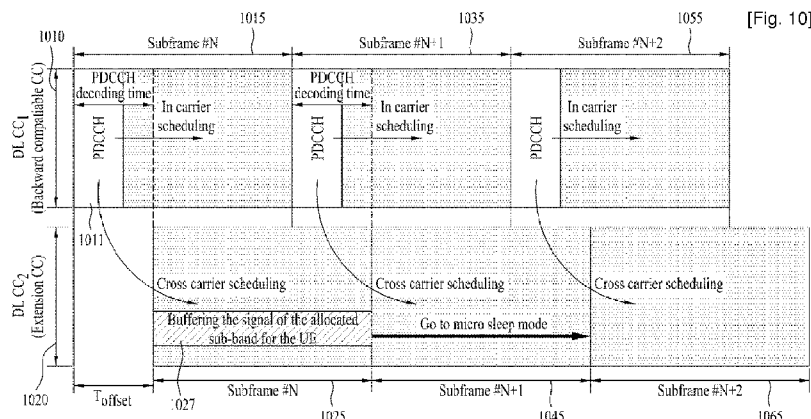
(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, GH, GM,

[다음 쪽 계속]

(54) Title: TERMINAL DEVICE FOR RECEIVING SIGNAL IN WIRELESS COMMUNICATION SYSTEM FOR SUPPORTING A PLURALITY OF COMPONENT CARRIERS AND METHOD THEREOF

(54) 발명의 명칭: 복수의 컴포넌트 캐리어를 지원하는 무선통신 시스템에서 신호를 수신하는 단말 장치 및 그 방법



(57) Abstract: Disclosed are a terminal device for receiving a signal in a wireless communication system for supporting a plurality of component carriers and a method thereof. In the terminal device for receiving the signal in the system for supporting the component carriers, a receiver receives a Physical Downlink Control CHannel (PDCCH) including control information of a first type component carrier from a base station or a relay. A processor performs a decoding operation or controls an operation in a sleep mode on the basis of control information included in a PDCCH in a second type component carrier after a time corresponding to a particular time offset value passes from a transmission time point of the PDCCH.

(57) 요약서: 복수의 컴포넌트 캐리어를 지원하는 무선통신 시스템에서 신호를 수신하는 단말 장치 및 그 방법이 개시된다. 복수의 컴포넌트 캐리어(component carrier)를 지원하는 시스템에서 신호를 수신하는 단말 장치에서, 수신기는 기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어의 제어 정보를 포함하는 물리 하향링크 제어 채널(Physical Downlink Control CHannel, PDCCH)을 수신한다. 프로세서는 상기 PDCCH가 전송된 시점부터 특정 시간 오프셋값에 해당하는 시간만큼 경과한 후부터 제 2 타입 컴포넌트 캐리어에서 상기 PDCCH에 포함된 제어 정보에 기초하여 디코딩을 수행하거나 또는 슬립 모드로 동작하도록 제어할 수 있다.

WO 2011/065797 A2



KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서 없이 공개하며 보고서 접수 후 이를 별도 공개함 (규칙 48.2(g))

명세서

발명의 명칭: 복수의 컴포넌트 캐리어를 지원하는 무선통신 시스템에서 신호를 수신하는 단말 장치 및 그 방법

기술분야

- [1] 본 발명은 무선 통신에 관한 것으로, 보다 상세하게는 복수의 컴포넌트 캐리어를 지원하는 무선통신 시스템에서 신호를 수신하는 방법과 이를 이용하는 단말 장치에 관한 것이다.

배경기술

- [2] 본 발명이 적용될 수 있는 이동통신 시스템의 일례로서 3GPP LTE(3rd Generation Partnership Project Long Term Evolution, 이하 'LTE'라 함), LTE-Advanced(이하, 'LTE-A'라 함) 통신 시스템에 대해 개략적으로 설명한다.
- [3] 한 기지국에는 하나 이상의 셀이 존재한다. 셀은 하나의 캐리어에 대해 1.25MHz, 2.5MHz, 5MHz, 10MHz, 15MHz, 20MHz 등의 대역폭 중 하나로 설정하여 여러 단말에게 하향링크/상향링크 전송 서비스를 제공한다. 이때, 서로 다른 셀은 서로 다른 대역폭을 제공하도록 설정될 수 있다. 기지국은 다수의 단말에 대한 데이터 송수신을 제어한다. 하향링크 데이터에 대해 기지국은 하향링크 스케줄링 정보를 전송하여 해당 단말에게 데이터가 전송될 시간/주파수 영역, 부호화, 데이터 크기, 하이브리드 자동 재전송 요청(Hybrid Automatic Repeat and reQuest, HARQ) 관련 정보 등을 알려준다. 또한, 상향링크(Uplink, UL) 데이터에 대해 기지국은 상향링크 스케줄링 정보를 해당 단말에게 전송하여 해당 단말이 사용할 수 있는 시간/주파수 영역, 부호화, 데이터 크기, 하이브리드 자동 재전송 요청 관련 정보 등을 알려준다. 기지국 간에는 사용자 트래픽 또는 제어 트래픽 전송을 위한 인터페이스가 사용될 수 있다.
- [4] 무선 통신 기술은 광대역 코드분할 다중 접속(Wideband Code division Multiple Access, WCDMA)를 기반으로 LTE까지 개발되어 왔지만, 사용자와 사업자의 요구와 기대는 지속적으로 증가하고 있다. 또한, 다른 무선 접속 기술이 계속 개발되고 있으므로 향후 경쟁력을 가지기 위해서는 새로운 기술 진화가 요구된다. 비트당 비용 감소, 서비스 가용성 증대, 융통성 있는 주파수 밴드의 사용, 단순구조와 개방형 인터페이스, 단말의 적절한 파워 소모 등이 요구된다.
- [5] 최근 3GPP는 LTE에 대한 후속 기술에 대한 표준화 작업을 진행하고 있다. 본 명세서에서는 상기 기술을 'LTE-A'라고 지칭한다. LTE 시스템과 LTE-A 시스템의 주요 차이점 중 하나는 시스템 대역폭의 차이와 중계기 도입이다.
- [6] LTE-A 시스템은 최대 100MHz의 광대역을 지원할 것을 목표로 하고 있으며, 이를 위해 복수의 주파수 블록을 사용하여 광대역을 달성하는 캐리어 어그리게이션(또는 캐리어 병합) 또는 대역폭 어그리게이션(또는 대역폭

병합)(carrier aggregation 또는 bandwidth aggregation) 기술을 사용하도록 하고 있다. 캐리어 어그리게이션은 보다 넓은 주파수 대역을 사용하기 위하여 복수의 주파수 블록을 하나의 커다란 논리 주파수 대역으로 사용하도록 한다. 각 주파수 블록의 대역폭은 LTE 시스템에서 사용되는 시스템 블록의 대역폭에 기초하여 정의될 수 있다. 각각의 주파수 블록은 컴포넌트 캐리어(component carrier)를 이용하여 전송된다.

- [7] 차세대 통신 시스템인 LTE-A 시스템에서 캐리어 병합 기술을 채용함에 따라, 복수의 캐리어를 지원하는 시스템에서 단말이 기지국 또는 중계기로부터 신호를 수신하기 위한 방법이 필요하게 되었다.

발명의 상세한 설명

기술적 과제

- [8] 본 발명에서 이루고자 하는 기술적 과제는 복수의 컴포넌트 캐리어(component carrier)를 지원하는 시스템에서 단말이 신호를 수신하는 방법을 제공하는 데 있다.
- [9] 본 발명에서 이루고자 하는 다른 기술적 과제는 복수의 컴포넌트 캐리어(component carrier)를 지원하는 시스템에서 신호를 수신하는 단말 장치를 제공하는 데 있다.
- [10] 본 발명에서 이루고자 하는 기술적 과제들은 상기 기술적 과제로 제한되지 않으며, 언급하지 않은 또 다른 기술적 과제들은 아래의 기재로부터 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 명확하게 이해될 수 있을 것이다.

과제 해결 수단

- [11] 상기의 기술적 과제를 달성하기 위한, 복수의 컴포넌트 캐리어(component carrier)를 지원하는 무선통신 시스템에서 단말이 신호를 수신하는 방법은, 기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어의 제어 정보를 포함하는 물리 하향링크 제어 채널(Physical Downlink Control CHannel, PDCCH)를 수신하는 단계; 및 상기 PDCCH가 전송된 시점부터 특정 시간 오프셋값에 해당하는 시간만큼 경과한 후부터 제 2 타입 컴포넌트 캐리어에서 상기 PDCCH에 포함된 제어 정보에 기초하여 디코딩을 수행하거나 또는 슬립 모드로 동작하는 단계;를 포함할 수 있다.
- [12] 상기 방법은, 상기 기지국 또는 상기 중계기로부터 상기 특정 시간 오프셋값에 대한 정보를 수신하는 단계를 더 포함할 수 있다.
- [13] 상기 방법에서, 상기 특정 시간 오프셋값은 상기 PDCCH의 크기에 기초하여 결정될 수 있고, 상기 특정 시간 오프셋값은 상기 PDCCH를 디코딩하는데 걸리는 시간에 해당할 수 있다. 또한, 상기 특정 시간 오프셋값은 심볼 단위일 수 있다.
- [14] 상기 방법에서, 상기 특정 시간 오프셋값은 다음 수학식 A에 의해 계산될 수 있다:
- [15] [수학식 A]

[16] $T_{\text{offset}} = T_{\text{symbol}} \times \text{ceil}(T_{\text{decode_Nmax}}/T_{\text{symbol}})$

[17] 여기서, T_{symbol} 은 1 심볼 구간에 해당하는 시간, $T_{\text{decode_Nmax}}$ 는 상기 PDCCH의 최대 크기를 디코딩하는데 걸리는 시간, ceil 함수는 지정한 숫자보다 크거나 같은 정수 중에서 최소값을 출력하는 함수를 나타낸다.

[18] 상기 방법에서, 상기 제 1 타입 컴포넌트 캐리어는 제 1 무선통신 방식을 이용하는 제 1 타입 단말 및 제 2 무선통신 방식을 이용하는 제 2 타입 단말이 모두 접속가능한 캐리어일 수 있고, 상기 제 2 타입 컴포넌트 캐리어는 상기 단말을 위한 제어 정보가 전송되지 않는 캐리어일 수 있다.

[19] 상기의 다른 기술적 과제를 달성하기 위한, 복수의 컴포넌트 캐리어(component carrier)를 지원하는 무선통신 시스템에서 신호를 수신하는 단말 장치는, 기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어의 제어 정보를 포함하는 물리 하향링크 제어 채널(Physical Downlink Control Channel, PDCCH)을 수신하는 수신기; 및 상기 PDCCH가 전송된 시점부터 특정 시간 오프셋값에 해당하는 시간만큼 경과한 후부터 제 2 타입 컴포넌트 캐리어에서 상기 PDCCH에 포함된 제어 정보에 기초하여 디코딩을 수행하거나 또는 슬립 모드로 동작하도록 제어하는 프로세서;를 포함할 수 있다.

[20] 상기 단말 장치에서 상기 수신기는, 기지국 또는 상기 중계기로부터 상기 특정 시간 오프셋값에 대한 정보를 더 수신할 수 있다.

발명의 효과

[21] 본 발명에 따른 복수의 컴포넌트 캐리어를 지원하는 시스템에서의 단말 장치는 불필요한 디코딩을 줄여 통신 성능을 향상시킬 수 있다.

[22] 또한, 본 발명에 따른 단말 장치는 제어 정보에 따라 데이터 전송이 없으면 적절하게 슬립 모드로 동작함으로써 전력 절감도 할 수 있다.

[23] 본 발명의 다양한 실시예들에 따라, 기지국 및 중계기는 상향링크 백홀 서브프레임 구조에 대해 시그널링 등을 통해 알게 되어 효율적으로 통신을 수행할 수 있다.

[24] 본 발명에서 얻을 수 있는 효과는 이상에서 언급한 효과들로 제한되지 않으며, 언급하지 않은 또 다른 효과들은 아래의 기재로부터 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 명확하게 이해될 수 있을 것이다.

도면의 간단한 설명

[25] 본 발명에 관한 이해를 돕기 위해 상세한 설명의 일부로 포함되는, 첨부 도면은 본 발명에 대한 실시예를 제공하고, 상세한 설명과 함께 본 발명의 기술적 사상을 설명한다.

[26] 도 1은 무선 통신 시스템(100)에서의 기지국(105) 및 단말(110)의 구성을 도시한 블록도,

[27] 도 2는 이동통신 시스템의 일 예인 3GPP LTE 시스템에서 사용되는 무선 프레임의 구조를 예시하는 도면,

- [28] 도 3은 이동통신 시스템의 일 예인 3GPP LTE 시스템의 하향링크 및 상향링크 서브프레임의 구조를 나타낸 도면,
- [29] 도 4는 본 발명에서 사용되는 하향링크의 시간-주파수 자원 격자 구조(resource grid structure)를 나타낸 도면,
- [30] 도 5의 (a)는 기지국에서 복수의 MAC이 멀티 캐리어를 관리하는 개념을 설명한 도면이고, 도 5의 (b)는 단말에서 복수의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면,
- [31] 도 6의 (a)는 기지국에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면, 도 6의 (b)는 단말에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면,
- [32] 도 7은 LTE-A 시스템에서 기지국 또는 중계기 영역 상에서 단말 또는 중계기와 연결하는 하향링크와 상향링크를 구성하는 컴포넌트 캐리어(Component Carrier, CC) 들을 도시한 도면,
- [33] 도 8은 하나의 셀(또는 기지국)이 두 개의 하향링크 컴포넌트 캐리어를 지원하는 경우에 대한 하향링크 컴포넌트 캐리어의 구성의 일 예를 나타낸 도면,
- [34] 도 9는 도 8과 관련하여 단말의 PDCCH 디코딩 시간에 따른 제 2 하향링크 컴포넌트 캐리어(DL CC2)에서의 동작의 일 예를 나타낸 도면, 그리고,
- [35] 도 10은 독립형 컴포넌트 캐리어와 비-독립형 컴포넌트 캐리어 간 서브프레임 경계를 시간 오프셋 값 만큼 시프팅한 경우에 단말의 동작을 설명하기 위한 도면이다.

발명의 실시를 위한 최선의 형태

- [36] 이하, 본 발명에 따른 바람직한 실시 형태를 첨부된 도면을 참조하여 상세하게 설명한다. 첨부된 도면과 함께 이하에 개시될 상세한 설명은 본 발명의 예시적인 실시형태를 설명하고자 하는 것이며, 본 발명이 실시될 수 있는 유일한 실시형태를 나타내고자 하는 것이 아니다. 이하의 상세한 설명은 본 발명의 완전한 이해를 제공하기 위해서 구체적 세부사항을 포함한다. 그러나, 당업자는 본 발명이 이러한 구체적 세부사항 없이도 실시될 수 있음을 안다. 예를 들어, 이하의 상세한 설명은 이동통신 시스템이 3GPP LTE 시스템인 경우를 가정하여 구체적으로 설명하나, 3GPP LTE의 특유한 사항을 제외하고는 다른 임의의 이동통신 시스템에도 적용 가능하다.
- [37] 몇몇 경우, 본 발명의 개념이 모호해지는 것을 피하기 위하여 공지의 구조 및 장치는 생략되거나, 각 구조 및 장치의 핵심기능을 중심으로 한 블록도 형식으로 도시될 수 있다. 또한, 본 명세서 전체에서 동일한 구성요소에 대해서는 동일한 도면 부호를 사용하여 설명한다.
- [38] 아울러, 이하의 설명에 있어서 단말은 사용자 기기(User Equipment, UE), 모바일 스테이션(Mobile Station, MS), AMS(Advanced Mobile Station) 등 이동 또는 고정형의 사용자단 기기를 통칭하는 것을 가정한다. 또한, 기지국은 Node

B, eNode B, Base Station, AP(Access Point) 등 단말과 통신하는 네트워크 단의 임의의 노드를 통칭하는 것을 가정한다. 중계기는 릴레이 노드(Relay Node, RN), 릴레이 스테이션(Relay Station, RS), 릴레이 등으로 호칭 될 수도 있다.

- [39] 이동 통신 시스템에서 단말(User Equipment), 중계기는 기지국으로부터 하향링크(Downlink)를 통해 정보를 수신할 수 있으며, 단말, 중계기는 또한 상향링크(Uplink)를 통해 정보를 전송할 수 있다. 단말, 중계기가 전송 또는 수신하는 정보로는 데이터 및 다양한 제어정보가 있으며, 단말, 중계기가 전송 또는 수신하는 정보의 종류 용도에 따라 다양한 물리 채널이 존재한다.
- [40] 도 1은 무선 통신 시스템(100)에서의 기지국(105) 및 단말(110)의 구성을 도시한 블록도이다.
- [41] 무선 통신 시스템(100)을 간략화하여 나타내기 위해 하나의 기지국(105)과 하나의 단말(110)을 도시하였지만, 무선 통신 시스템(200)은 하나 이상의 기지국 및/또는 하나 이상의 단말을 포함할 수 있다.
- [42] 도 1을 참조하면, 기지국(105)은 송신(Tx) 데이터 프로세서(115), 심볼 변조기(120), 송신기(125), 송수신 안테나(130), 프로세서(180), 메모리(185), 수신기(190), 심볼 복조기(195), 수신 데이터 프로세서(297)를 포함할 수 있다. 그리고, 단말(110)은 송신(Tx) 데이터 프로세서(165), 심볼 변조기(170), 송신기(175), 송수신 안테나(135), 프로세서(155), 메모리(160), 수신기(140), 심볼 복조기(155), 수신 데이터 프로세서(150)를 포함할 수 있다. 안테나(130, 135)가 각각 기지국(105) 및 단말(110)에서 하나로 도시되어 있지만, 기지국(105) 및 단말(110)은 복수 개의 안테나를 구비하고 있다. 따라서, 본 발명에 따른 기지국(105) 및 단말(110)은 MIMO(Multiple Input Multiple Output) 시스템을 지원한다. 본 발명에 따른 기지국(105)은 SU-MIMO(Single User-MIMO) MU-MIMO(Multi User-MIMO) 방식 모두를 지원할 수 있다.
- [43] 하향링크 상에서, 송신 데이터 프로세서(115)는 트래픽 데이터를 수신하고, 수신한 트래픽 데이터를 포맷하여, 코딩하고, 코딩된 트래픽 데이터를 인터리빙하고 변조하여(또는 심볼 매핑하여), 변조 심볼들("데이터 심볼들")을 제공한다. 심볼 변조기(120)는 이 데이터 심볼들과 파일럿 심볼들을 수신 및 처리하여, 심볼들의 스트림을 제공한다.
- [44] 심볼 변조기(120)는, 데이터 및 파일럿 심볼들을 다중화하여 이를 송신기(125)로 전송한다. 이때, 각각의 송신 심볼은 데이터 심볼, 파일럿 심볼, 또는 널(null)의 신호 값일 수도 있다. 각각의 심볼 주기에서, 파일럿 심볼들이 연속적으로 송신될 수도 있다. 파일럿 심볼들은 주파수 분할 다중화(FDM), 직교 주파수 분할 다중화(Orthogonal Frequency Division Multiplexing, OFDM), 시분할 다중화(Time Division Multiplexing, TDM), 또는 코드 분할 다중화(Code Division Multiplexing, CDM) 심볼일 수 있다.
- [45] 송신기(125)는 심볼들의 스트림을 수신하여 이를 하나 이상의 아날로그 신호들로 변환하고, 또한, 이 아날로그 신호들을 추가적으로 조절하여(예를

들어, 증폭, 필터링, 및 주파수 업 컨버팅(upconverting) 하여, 무선 채널을 통한 송신에 적합한 하향링크 신호를 발생시킨다. 이어서, 하향링크 신호는 안테나(130)를 통해 단말로 전송된다.

- [46] 단말(110)의 구성에서, 안테나(135)는 기지국으로부터의 하향링크 신호를 수신하여 수신된 신호를 수신기(140)로 제공한다. 수신기(140)는 수신된 신호를 조정하여(예를 들어, 필터링, 증폭, 및 주파수 다운컨버팅(downconverting))하고, 조정된 신호를 디지털화하여 샘플들을 획득한다. 심볼 복조기(145)는 수신된 파일럿 심볼들을 복조하여 채널 추정을 위해 이를 프로세서(155)로 제공한다.
- [47] 또한, 심볼 복조기(145)는 프로세서(155)로부터 하향링크에 대한 주파수 응답 추정치를 수신하고, 수신된 데이터 심볼들에 대해 데이터 복조를 수행하여, (송신된 데이터 심볼들의 추정치들인) 데이터 심볼 추정치를 획득하고, 데이터 심볼 추정치들을 수신(Rx) 데이터 프로세서(150)로 제공한다. 수신 데이터 프로세서(150)는 데이터 심볼 추정치들을 복조(즉, 심볼 디-매핑(demapping))하고, 디인터리빙(deinterleaving)하고, 디코딩하여, 전송된 트래픽 데이터를 복구한다.
- [48] 심볼 복조기(145) 및 수신 데이터 프로세서(150)에 의한 처리는 각각 기지국(105)에서의 심볼 변조기(120) 및 송신 데이터 프로세서(115)에 의한 처리에 대해 상보적이다.
- [49] 단말(110)은 상향링크 상에서, 송신 데이터 프로세서(165)는 트래픽 데이터를 처리하여, 데이터 심볼들을 제공한다. 심볼 변조기(170)는 데이터 심볼들을 수신하여 다중화하고, 변조를 수행하여, 심볼들의 스트림을 송신기(175)로 제공할 수 있다. 송신기(175)는 심볼들의 스트림을 수신 및 처리하여, 상향링크 신호를 발생시키고, 이러한 상향링크 신호는 안테나(135)를 통해 기지국(105)으로 전송된다.
- [50] 기지국(105)에서, 단말(110)로부터 상향링크 신호가 안테나(130)를 통해 수신되고, 수신기(190)는 수신한 상향링크 신호를 처리되어 샘플들을 획득한다. 이어서, 심볼 복조기(195)는 이 샘플들을 처리하여, 상향링크에 대해 수신된 파일럿 심볼들 및 데이터 심볼 추정치를 제공한다. 수신 데이터 프로세서(297)는 데이터 심볼 추정치를 처리하여, 단말(110)로부터 전송된 트래픽 데이터를 복구한다.
- [51] 단말(110) 및 기지국(105) 각각의 프로세서(155, 180)는 각각 단말(110) 및 기지국(105)에서의 동작을 지시(예를 들어, 제어, 조정, 관리 등)한다. 각각의 프로세서들(155, 180)은 프로그램 코드들 및 데이터를 저장하는 메모리 유닛(160, 185)들과 연결될 수 있다. 메모리(160, 185)는 프로세서(180)에 연결되어 오퍼레이팅 시스템, 어플리케이션, 및 일반 파일(general files)들을 저장한다.
- [52] 프로세서(155, 180)는 컨트롤러(controller), 마이크로 컨트롤러(microcontroller), 마이크로 프로세서(microprocessor), 마이크로 컴퓨터(microcomputer) 등으로도

호칭될 수 있다. 한편, 프로세서(155, 180)는 하드웨어(hardware) 또는 펌웨어(firmware), 소프트웨어, 또는 이들의 결합에 의해 구현될 수 있다. 하드웨어를 이용하여 본 발명의 실시예를 구현하는 경우에는, 본 발명을 수행하도록 구성된 ASICs(application specific integrated circuits) 또는 DSPs(digital signal processors), DSPDs(digital signal processing devices), PLDs(programmable logic devices), FPGAs(field programmable gate arrays) 등이 프로세서(155, 180)에 구비될 수 있다.

- [53] 한편, 펌웨어나 소프트웨어를 이용하여 본 발명의 실시예들을 구현하는 경우에는 본 발명의 기능 또는 동작들을 수행하는 모듈, 절차 또는 함수 등을 포함하도록 펌웨어나 소프트웨어가 구성될 수 있으며, 본 발명을 수행할 수 있도록 구성된 펌웨어 또는 소프트웨어는 프로세서(155, 180) 내에 구비되거나 메모리(160, 185)에 저장되어 프로세서(155, 180)에 의해 구동될 수 있다.
- [54] 단말과 기지국이 무선 통신 시스템(네트워크) 사이의 무선 인터페이스 프로토콜의 레이어들은, 통신 시스템에서 잘 알려진 OSI(open system interconnection) 모델의 하위 3개 레이어를 기초로 제 1 레이어(L1), 제 2 레이어(L2), 및 제 3 레이어(L3)로 분류될 수 있다. 물리 레이어는 상기 제 1 레이어에 속하며, 물리 채널을 통해 정보 전송 서비스를 제공한다. RRC(Radio Resource Control) 레이어는 상기 제 3 레이어에 속하며 UE와 네트워크 사이의 제어 무선 자원들을 제공한다. 단말, 기지국은 무선 통신 네트워크와 RRC 레이어를 통해 RRC 메시지들을 교환할 수 있다.
- [55] 도 2는 이동통신 시스템의 일 예인 3GPP LTE 시스템에서 사용되는 무선 프레임의 구조를 예시하는 도면이다.
- [56] 도 2를 참조하면, 하나의 무선 프레임(radio frame)은 10ms(327200Ts)의 길이를 가지며 10개의 균등한 크기의 서브프레임(subframe)으로 구성되어 있다. 각각의 서브프레임은 1ms의 길이를 가지며 2개의 슬롯(slot)으로 구성되어 있다. 각각의 슬롯은 0.5ms(15360Ts)의 길이를 가진다. 여기에서, Ts는 샘플링 시간을 나타내고, $T_s = 1/(15\text{kHz} \times 2048) = 3.2552 \times 10^{-8}$ (약 33ns)로 표시된다. 슬롯은 시간 영역에서 복수의 OFDM 심볼 또는 SC-FDMA 심볼을 포함하고, 주파수 영역에서 복수의 자원블록(Resource Block)을 포함한다.
- [57] LTE 시스템에서 하나의 자원블록(Resource Block, RB)은 12개의 부반송파×7(6)개의 OFDM 심볼 또는 SC-FDMA(Single Carrier-Frequency Division Multiple Access) 심볼을 포함한다. 데이터가 전송되는 단위시간인 TTI(Transmission Time Interval)는 하나 이상의 서브프레임 단위로 정해질 수 있다. 상술한 무선 프레임의 구조는 예시에 불과하고, 무선 프레임에 포함되는 서브프레임의 수 또는 서브프레임에 포함되는 슬롯의 수, 슬롯에 포함되는 OFDM 심볼 또는 SC-FDMA 심볼의 수는 다양하게 변경될 수 있다.
- [58] 도 3은 이동통신 시스템의 일 예인 3GPP LTE 시스템의 하향링크 및 상향링크 서브프레임의 구조를 나타낸 도면이다.

- [59] 도 3의 (a)를 참조하면, 하나의 하향링크 서브프레임은 시간 영역에서 2개의 슬롯을 포함한다. 하향링크 서브프레임 내의 첫 번째 슬롯의 앞선 최대 3 OFDM 심볼들이 제어채널들이 할당되는 제어영역(control region)이고, 나머지 OFDM 심볼들은 PDSCH(Physical Downlink Shared Channel)가 할당되는 데이터 영역이 된다.
- [60] 3GPP LTE 시스템 등에서 사용되는 하향링크 제어채널들은 PCFICH(Physical Control Format Indicator Channel), PDCCH(Physical Downlink Control Channel), PHICH(Physical Hybrid-ARQ Indicator Channel) 등이 있다. 서브프레임의 첫 번째 OFDM 심볼에서 전송되는 PCFICH는 서브프레임 내에서 제어채널들의 전송에 사용되는 OFDM 심볼의 수(즉, 제어 영역의 크기)에 관한 정보를 나른다. PDCCH를 통해 전송되는 제어정보를 하향링크 제어정보(Downlink Control Information, DCI)라고 한다. DCI는 상향링크 자원 할당 정보, 하향링크 자원 할당 정보 및 임의의 단말 그룹들에 대한 상향링크 전송 파워 제어 명령 등을 가리킨다. PHICH는 상향링크 HARQ(Hybrid Automatic Repeat Request)에 대한 ACK(Acknowledgement)/NACK(Not-Acknowledgement) 신호를 나른다. 즉, 단말이 전송한 상향링크 데이터에 대한 ACK/NACK 신호는 PHICH 상으로 전송된다.
- [61] 이제 하향링크 물리채널인 PDCCH에 대해 기술한다.
- [62] 기지국은 PDCCH를 통해 PDSCH의 자원 할당 및 전송 포맷(이를 DL grant라고도 한다), PUSCH의 자원 할당 정보(이를 UL grant라고도 한다), 임의의 단말, 그룹 내 개별 단말들에 대한 전송 파워 제어 명령의 집합 및 VoIP(Voice over Internet Protocol)의 활성화 등을 전송할 수 있다. 복수의 PDCCH가 제어 영역 내에서 전송될 수 있으며, 단말은 복수의 PDCCH를 모니터링할 수 있다. PDCCH는 하나 또는 몇몇 연속적인 CCE(Control Channel Elements)의 집합(aggregation)으로 구성된다. 하나 또는 몇몇 연속적인 CCE의 집합으로 구성된 PDCCH는 서브블록 인터리빙(subblock interleaving)을 거친 후에 제어 영역을 통해 전송될 수 있다. CCE는 무선채널의 상태에 따른 부호화율을 PDCCH에게 제공하기 위해 사용되는 논리적 할당 단위이다. CCE는 복수의 자원 요소 그룹(resource element group)에 대응된다. CCE의 수와 CCE들에 의해 제공되는 부호화율의 연관 관계에 따라 PDCCH의 포맷 및 가능한 PDCCH의 비트 수가 결정된다.
- [63] PDCCH를 통해 전송되는 제어정보를 하향링크 제어정보(downlink control information, DCI)라고 한다. 다음 표 1은 DCI 포맷에 따른 DCI를 나타낸다.
- [64] 표 1

[Table 1]

DCI Format	Description
DCI format 0	used for the scheduling of PUSCH
DCI format 1	used for the scheduling of one PDSCH codeword
DCI format 1A	used for the compact scheduling of one PDSCH codeword and random access procedure initiated by a PDCCH order
DCI format 1B	used for the compact scheduling of one PDSCH codeword with precoding information
DCI format 1C	used for very compact scheduling of one PDSCH codeword
DCI format 1D	used for the compact scheduling of one PDSCH codeword with precoding and power offset information
DCI format 2	used for scheduling PDSCH to UEs configured in closed-loop spatial multiplexing mode
DCI format 2A	used for scheduling PDSCH to UEs configured in open-loop spatial multiplexing mode
DCI format 3	used for the transmission of TPC commands for PUCCH and PUSCH with 2-bit power adjustments
DCI format 3A	used for the transmission of TPC commands for PUCCH and PUSCH with single bit power adjustments

- [65] DCI 포맷 0은 상향링크 자원 할당 정보를 가리키고, DCI 포맷 1~2는 하향링크 자원 할당 정보를 가리키고, DCI 포맷 3, 3A는 임의의 단말 그룹들에 대한 상향링크 TPC(transmit power control) 명령을 가리킨다.
- [66] LTE 시스템에서 기지국이 PDCCH를 전송을 위해 자원을 매핑하는 방안에 대해 간단히 살펴본다.
- [67] 일반적으로, 기지국은 PDCCH를 통하여 스케줄링 할당 정보 및 다른 제어 정보를 전송할 수 있다. 물리 제어 채널은 하나의 집합(aggregation) 또는 복수 개의 연속 제어 채널 요소(CCE: Control Channel Element)로 전송될 수 있다. 하나의 CCE는 9개의 자원 요소 그룹(Resource Element Group, REG)들을 포함한다. PCFICH(Physical Control Format Indicator Channel) 또는 PHICH(Physical Hybrid Automatic Repeat Request Indicator Channel)에 할당되지 않은 RBG의 개수는 N_{REG} 이다. 시스템에서 이용가능한 CCE는 0부터 $N_{CCE}-1$ 까지이다(여기서 $N_{CCE} = \lfloor N_{REG} / 9 \rfloor$ 이다). PDCCH는 다음 표 2에 나타낸 바와 같이 다중 포맷을 지원한다. n개의 연속 CCE들로 구성된 하나의 PDCCH는

$i \bmod n = 0$ 을 수행하는 CCE부터 시작한다(여기서 i 는 CCE 번호이다). 다중 PDCCH들은 하나의 서브프레임으로 전송될 수 있다.

[68] 표 2

[Table 2]

PDCCH format	Number of CCEs	Number of resource-element groups	Number of PDCCH bits
0	1	9	72
1	2	18	144
2	4	36	288
3	8	72	576

[69] 표 2를 참조하면, 기지국은 제어 정보 등을 몇 개의 영역으로 보낼 지에 따라 PDCCH 포맷을 결정할 수 있다. 단말은 CCE 단위로 제어 정보 등을 읽어서 오버헤드를 줄일 수 있다. 마찬가지로, 중계기도 R-CCE 단위로 제어 정보 등을 읽을 수 있다. LTE-A 시스템에서는, 임의의 중계기를 위한 R-PDCCH를 전송하기 위해 R-CCE(Relay-Control Channel Element) 단위로 자원 요소(Resource Element, RE)를 매핑할 수 있다.

[70] 도 3의 (b)를 참조하면, 상향링크 서브프레임은 주파수 영역에서 제어 영역 및 데이터 영역으로 나누어질 수 있다. 제어 영역은 상향링크 제어 정보를 나르는 PUCCH(Physical Uplink Control CHannel)로 할당된다. 데이터 영역은 사용자 데이터를 나르기 위한 PUSCH(Physical Uplink Shared CHannel)로 할당된다. 단일 반송파 특성을 유지하기 위하여, 하나의 단말은 PUCCH 및 PUSCH를 동시에 전송하지 않는다. 하나의 단말을 위한 PUCCH는 하나의 서브프레임에서 RB 페어로 할당된다. RB 페어에 속하는 RB들은 각 2개의 슬롯에서 서로 다른 부반송파를 차지하고 있다. PUCCH에 할당된 RB 페어는 슬롯 경계(slot boundary)에서 주파수 호핑된다.

[71] 도 4는 본 발명에서 사용되는 하향링크의 시간-주파수 자원 격자 구조(resource grid structure)를 나타낸 도면이다.

[72] 각 슬롯에서 전송되는 하향링크 신호는 $N_{RB}^{DL} \times N_{SC}^{RB}$ 개의 부반송파(subcarrier)와

N_{symb}^{DL} 개의 OFDM(Orthogonal Frequency Division Multiplexing) 심볼로

구성되는 자원 격자(resource grid) 구조로 이용한다. 여기서, N_{RB}^{DL} 은

하향링크에서의 자원 블록(RB: Resource Block)의 개수를 나타내고, N_{SC}^{RB} 는

하나의 RB를 구성하는 부반송파의 개수를 나타내고, N_{symb}^{DL} 는 하나의

하향링크 슬롯에서의 OFDM 심볼의 개수를 나타낸다. N_{RB}^{DL} 의 크기는 셀

내에서 구성된 하향링크 전송 대역폭에 따라 달라지며 $N_{RB}^{min,DL} \leq N_{RB}^{DL} \leq N_{RB}^{max,DL}$

을 만족해야 한다. 여기서, $N_{RB}^{\min, DL}$ 는 무선 통신 시스템이 지원하는 가장 작은 하향링크 대역폭이며 $N_{RB}^{\max, RB}$ 는 무선 통신 시스템이 지원하는 가장 큰 하향링크 대역폭이다. $N_{RB}^{\min, DL}=6$ 이고 $N_{RB}^{\max, RB}=110$ 일 수 있지만, 이에 한정되는 것은 아니다. 하나의 슬롯 내에 포함된 OFDM 심볼의 개수는 순환 전치(CP: Cyclic Prefix)의 길이 및 부반송파의 간격에 따라 다를 수 있다. 다중안테나 전송의 경우에, 하나의 안테나 포트 당 하나의 자원 격자가 정의될 수 있다.

- [73] 각 안테나 포트에 대한 자원 격자 내의 각 요소는 자원 요소(RE: Resource Element)라고 불리우며, 슬롯 내의 인덱스 쌍 (k,l)에 의해 유일하게 식별된다. 여기서, k는 주파수 영역에서의 인덱스이고, l는 시간 영역에서의 인덱스이며 k는 $0, \dots, N_{RB}^{DL} N_{SC}^{RB}-1$ 중 어느 하나의 값을 갖고, l는 $0, \dots, N_{symb}^{DL}-1$ 중 어느 하나의 값을 갖는다.
- [74] 도 4에 도시된 자원 블록은 어떤 물리 채널과 자원 요소들 간의 매핑(mapping) 관계를 기술하기 위해 사용된다. RB는 물리 자원 블록(PRB: Physical Resource Block)과 가상 자원 블록(VRB: Virtual Resource Block)으로 나눌 수 있다. 상기 하나의 PRB는 시간 영역의 N_{symb}^{DL} 개의 연속적인 OFDM 심볼과 주파수 영역의 N_{SC}^{RB} 개의 연속적인 부반송파로 정의된다. 여기서 N_{symb}^{DL} 과 N_{SC}^{RB} 는 미리 결정된 값일 수 있다. 예를 들어 N_{symb}^{DL} 과 N_{SC}^{RB} 는 다음 표 3과 같이 주어질 수 있다. 따라서 하나의 PRB는 $N_{symb}^{DL} \times N_{SC}^{RB}$ 개의 자원 요소로 구성된다.
- 하나의 PRB는 시간 영역에서는 하나의 슬롯에 대응되고 주파수 영역에서는 180kHz에 대응될 수 있지만 이에 한정되는 것은 아니다.

- [75] 표 3

[Table 3]

Configuration	N_{sc}^{RB}	N_{symb}^{DL}
Normal cyclic prefix $\Delta f = 15 \text{ kHz}$	12	7
Extended cyclic prefix $\Delta f = 15 \text{ kHz}$		6
Extended cyclic prefix $\Delta f = 7.5 \text{ kHz}$	24	3

- [76] PRB는 주파수 영역에서 0에서 $N_{RB}^{DL}-1$ 까지의 값을 갖는다. 주파수 영역에서의 PRB 넘버(number) n_{PRB} 와 하나의 슬롯 내에서의 자원 요소(k,l) 사이의 관계는

$$n_{PRB} = \left\lfloor \frac{k}{N_{sc}^{RB}} \right\rfloor \text{를 만족한다.}$$

- [77] 상기 VRB의 크기는 PRB의 크기와 같다. VRB는 로컬형 VRB(Localized VRB, LVRB)와 분산형 VRB(Distributed VRB, DVRB)로 나뉘어 정의될 수 있다. 각 타입의 VRB에 대해, 하나의 서브프레임 내의 두 개의 슬롯에 있는 한 쌍의 VRB는 단일 VRB 넘버 n_{VRB} 가 함께 할당된다.

- [78] 상기 VRB은 PRB과 동일한 크기를 가질 수 있다. 두 가지 타입의 VRB이 정의되는데, 첫째 타입은 로컬형 VRB(Localized VRB, LVRB)이고, 둘째 타입은 분산형 VRB(Distributed VRB, DVRB)이다. 각 타입의 VRB에 대해, 한 쌍(pair)의 VRB이 단일의 VRB 인덱스 (이하, VRB 넘버(number)로 지칭될 수도 있다)를 가지고 1개의 서브프레임의 2개의 슬롯에 걸쳐 할당된다. 다시 말하면, 하나의 서브프레임을 구성하는 2개의 슬롯 중 제 1 슬롯에 속하는 N_{RB}^{DL} 개의 VRB들은 각각 0부터 $N_{RB}^{DL}-1$ 중 어느 하나의 인덱스 (Index)를 할당 받고, 위의 2개의 슬롯 중 제 2 슬롯에 속하는 N_{RB}^{DL} 개의 VRB들도 마찬가지로 각각 0부터 $N_{RB}^{DL}-1$ 중 어느 하나의 인덱스를 할당받는다.

- [79] 상술한 바와 같은 도 2 내지 도 4에 기재된 무선 프레임 구조, 하향링크 서브프레임 및 상향링크 서브프레임, 하향링크의 시간-주파수 자원 격자 구조 등은 기지국과 중계기 간에서도 적용될 수 있다.

- [80] 이하에서 LTE 시스템에서 기지국이 단말에게 PDCCH를 내려보내기 위한

과정을 설명한다. 기지국은 단말에게 보내려는 DCI(Downlink Control Information)에 따라 PDCCH 포맷을 결정하고, 제어정보에 CRC(Cyclic Redundancy Check)를 붙인다. CRC에는 PDCCH의 소유자(owner)나 용도에 따라 고유한 식별자(이를 RNTI(Radio Network Temporary Identifier)라고 한다)가 마스킹된다. 특정 단말을 위한 PDCCH라면 단말의 고유 식별자, 특정 중계기를 위한 R-PDCCH라면 중계기의 고유 식별자, 예를 들어 C-RNTI(Cell-RNTI)가 CRC에 마스킹될 수 있다. 또는, 페이징 메시지(paging message)를 위한 PDCCH라면 페이징 지시 식별자, 예를 들어 P-RNTI(Paging-RNTI)가 CRC에 마스킹될 수 있다. 시스템 정보를 위한 PDCCH, R-PDCCH라면 시스템 정보 식별자, SI-RNTI(system information-RNTI)가 CRC에 마스킹될 수 있다. 단말, 중계기의 랜덤 액세스 프리앰블의 전송에 대한 응답인 랜덤 액세스 응답을 지시하기 위해 RA-RNTI(random access-RNTI)가 CRC에 마스킹될 수 있다. 다음 표 4는 PDCCH 및/또는 R-PDCCH에 마스킹되는 식별자들의 예를 나타낸다.

[81] 표 4

[Table 4]

Type	Identifier	Description
UE-specific	C-RNTI	used for the UE corresponding to the C-RNTI.
Common	P-RNTI	used for paging message.
	SI-RNTI	used for system information (It could be differentiated according to the type of system information).
	RA-RNTI	used for random access response (It could be differentiated according to subframe or PRACH slot index for UE PRACH transmission).
	TPC-RNTI	used for uplink transmit power control command (It could be differentiated according to the index of UE TPC group).

[82] C-RNTI가 사용되면 PDCCH, R-PDCCH는 각각 해당하는 특정 단말, 특정 중계기를 위한 제어정보를 나르고, 다른 RNTI가 사용되면 PDCCH, R-PDCCH는 각각 셀 내 모든 또는 복수의 단말, 중계기가 수신하는 공용 제어정보를 나른다. 기지국은 CRC가 부가된 DCI에 대해 채널 코딩을 수행하여 부호화된 데이터(coded data)를 생성한다. 그리고, 기지국은 PDCCH, R-PDCCH 포맷에 할당된 CCE의 수에 따른 레이트 매칭(rate matching)을 수행한다. 그 후, 기지국은 부호화된 데이터를 변조하여 변조 심벌들을 생성한다. 그리고, 기지국은 변조 심벌들을 물리적인 자원 요소에 맵핑한다.

[83] 기존 3GPP LTE Release 8(Release 9도 포함함) 시스템이 가변적인(scalable) 대역 크기에 기반한 단일 캐리어(single carrier) 대역 상의 전송 및 수신을 기반으로 함에 비하여, 진보된 LTE-A 시스템에서는 셀 또는 기지국으로부터 단말에 대해 동일 시 자원(time-domain resource, 즉 서브프레임 단위)에서 하나 이상의 캐리어 대역 상의 주파수 자원(frequency-domain resource, 즉 서브캐리어(subcarrier) 또는 물리자원블록(Physical Resource Block, PBR))을 이용한 하향링크 전송을 지원할

수 있다.

- [84] 이와 마찬가지로 임의의 단말이 셀 또는 기지국으로 동일 시 자원(time-domain resource, 즉 서브프레임 단위)에서 하나 이상의 캐리어 대역 상의 주파수 자원(frequency-domain resource, 즉 서브캐리어 또는 물리자원블록(PRB)을 이용한 상향링크 전송을 지원할 수 있다. 이를 각각 하향링크 캐리어 어그리게이션(혹은 하향링크 캐리어 병합)(downlink carrier aggregation)과 상향링크 캐리어 어그리게이션(혹은 상향링크 캐리어 병합)(uplink carrier aggregation)으로 표현한다. 임의의 셀 또는 단말의 입장에서 할당되어 있는 복수 개의 상향링크 또는 하향링크 캐리어 대역에 대한 전송을 위한 물리 계층(physical layer(PHY))과 계층 2(layer 2 (MAC))의 구성은 다음 도 5 및 도 6과 같이 나타낼 수 있다.
- [85] 도 5의 (a)는 기지국에서 복수의 MAC이 멀티 캐리어를 관리하는 개념을 설명한 도면이고, 도 5의 (b)는 단말에서 복수의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면이다.
- [86] 도 5의 (a) 및 (b)와 같이 각각의 캐리어를 각각의 MAC이 1:1로 제어할 수도 있다. 복수의 캐리어를 지원하는 시스템에서 각 캐리어는 인접하거나 또는 인접하지 않게(non-contiguous) 사용될 수 있다. 이는 상향링크/하향링크에 구분없이 적용될 수 있다. TDD 시스템은 각각의 캐리어 안에 하향링크와 상향링크의 전송을 포함하는 N개의 다수 캐리어를 운영하도록 구성되며, FDD 시스템은 다수의 캐리어를 상향링크와 하향링크에 각각 사용하도록 구성된다. FDD 시스템의 경우, 상향링크와 하향링크에서 병합되는 캐리어의 수 및/또는 캐리어의 대역폭이 다른 비대칭적 캐리어 병합도 지원할 수 있다.
- [87] 도 6의 (a)는 기지국에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면, 도 6의 (b)는 단말에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명하기 위한 도면이다.
- [88] 도 6의 (a) 및 (b)를 참조하면, 하나의 MAC이 하나 이상의 주파수 캐리어를 관리 및 운영하여 송수신을 수행한다. 하나의 MAC에서 관리되는 주파수 캐리어들은 서로 인접(contiguous)할 필요가 없기 때문에 자원의 관리 측면에서 보다 유연(flexible)하다는 장점이 있다. 도 6의 (a) 및 (b)에서 하나의 PHY는 편의상 하나의 컴포넌트 캐리어를 의미하는 것으로 한다. 여기서, 하나의 PHY는 반드시 독립적인 RF(Radio Frequency) 디바이스를 의미하는 것은 아니다. 일반적으로 하나의 독립적인 RF 디바이스는 하나의 PHY를 의미하나, 반드시 이에 국한되는 것은 아니며, 하나의 RF 디바이스는 여러 개의 PHY를 포함할 수 있다.
- [89] 또한, 상기 도 6의 (a) 및 (b)에서의 구성을 지원하기 위한 MAC 계층의 패킷 스케줄러로부터 생성되는 L1/L2 제어 시그널링의 제어 정보들을 전송하는 일련의 물리 하향링크 제어 채널(physical downlink control channel, PDCCH)은 개별 컴포넌트 캐리어 안의 물리 자원으로 맵핑하여 전송될 수 있다. 이때 특히

개별 단말 고유의 PDSCH 또는 PUSCH(physical uplink shared channel) 전송에 관련한 채널 할당 또는 그랜트(grant) 관련 제어정보에 대한 PDCCH는 해당 물리 공유 채널이 전송되어지는 컴포넌트 캐리어 별로 구분되어 인코딩되어 구분된 PDCCH로서 생성될 수 있다. 이를 개별 코딩된(separate coded) PDCCH라고 표현한다. 이와 다른 방법으로서, 여러 컴포넌트 캐리어들의 물리 공유 채널 전송을 위한 제어 정보들이 하나의 PDCCH로서 구성되어 전송될 수도 있는데 이를 조인트 코딩된(joint coded) PDCCH라고 표현한다.

- [90] 기지국은 하향링크 또는 상향링크 캐리어 병합을 지원하기 위하여 특정 단말 또는 중계기 별로 고유하게 상황에 맞춰 제어정보 및 데이터 전송을 수행하기 위한 PDCCH 및/또는 PDSCH이 전송될 수 있도록 연결이 설정되어 있거나, 상기 PDCCH 및/또는 PDSCH 전송을 위한 연결 설정을 수행할 준비과정으로서의 측정(measurement) 및/또는 보고(reporting)의 대상이 되는 컴포넌트 캐리어들을 할당할 수 있다. 이를 임의의 목적에 따른 컴포넌트 캐리어 할당으로 표현한다. 이때, 기지국은 컴포넌트 캐리어 할당 정보를 L3 RRM(radio resource management)에서 제어하는 경우에 제어의 동적 특성(dynamic)에 따라 일련의 단말 또는 중계기 고유의 RRC 시그널링(단말-특정 또는 중계기-특정 RRC 시그널링)으로 전송할 수도 있고, L1/L2 제어 시그널링으로 일련의 PDCCH를 통해서나 본 제어정보만의 전송을 위한 일련의 전용 물리 제어 채널(dedicated physical control channel)을 통해 전송할 수도 있다.
- [91] 이와 다른 방안으로서, 컴포넌트 캐리어 할당 정보를 패킷 스케줄러에서 제어하는 경우에는 L1/L2 제어 시그널링으로서 일련의 PDCCH를 통해서 통해서나 본 제어정보만의 전송을 위한 일련의 전용 물리 제어 채널 또는 L2 MAC 메시지 형태의 PDCCH를 통해 전송할 수 있다.
- [92] 이하에서는, 무선통신 시스템에서 하나의 셀이 복수의 캐리어(multiple carrier)를 지원할 때, 해당 캐리어 간에 타이밍 동기를 설정하는 방법에 대해 기술할 것이다. 무선통신 시스템의 일 예로서, 특히 LTE-A 시스템에서 캐리어 어그리게이션(또는 캐리어 병합)(carrier aggregation)을 지원하는 셀 및 단말의 동작상에서 캐리어 간 서브프레임 경계(subframe boundary) 설정에 관한 제언한다. 본 발명은 LTE-A 시스템 기반으로 기술되지만, 동일한 개념을 적용할 수 있는 다른 무선통신 표준 규격에서도 적용될 수 있다.
- [93] 도 7은 LTE-A 시스템에서 기지국 또는 중계기 영역 상에서 단말 또는 중계기와 연결하는 하향링크와 상향링크를 구성하는 컴포넌트 캐리어(Component Carrier, CC) 들을 도시한 도면이다.
- [94] 도 7을 참조하면, 임의의 기지국 또는 임의의 중계기가 할당하고 있는 기본적인 하향링크 컴포넌트 캐리어(DL CC)들과 상향링크 컴포넌트 캐리어(UL CC)들이 도시되었다. 예를 들어, 하향링크 컴포넌트 캐리어들의 개수를 N개로 하고, 상향링크 컴포넌트 캐리어들의 개수를 M개로 설정하는 경우를 표현하고 있다. 여기서, 하향링크 컴포넌트 캐리어 개수는 상향링크 컴포넌트 캐리어 개수와

같을 수도 있지만 다르게 설정될 수도 있다.

- [95] LTE-A 시스템에서 하향링크 컴포넌트 캐리어(DL CC)는 3가지 타입으로 구분할 수 있다. 제 1 타입 컴포넌트 캐리어로서, LTE rel-8 단말에 대한 하위 호환성(backward compatibility)을 지원하는 하위 호환가능한 컴포넌트 캐리어(Backward Compatible CC)가 있다. 제 2 타입 컴포넌트 캐리어로서, LTE 단말들이 접속할 수 없는, 즉 LTE-A 단말들만을 지원하는 하위 호환 불가능한 컴포넌트 캐리어(Non-Backward Compatible CC)가 있다. 또한, 제 3 타입 컴포넌트 캐리어로서, 확장 컴포넌트 캐리어(extension CC)가 있다.
- [96] 제 1 타입 컴포넌트 캐리어인 하위 호환 가능한 컴포넌트 캐리어(Backward compatible CC)는 LTE 단말의 접속이 가능하도록 PDCCH와 PDSCH 뿐만 아니라 참조신호(Reference Signal, RS) 및 P-SCH(Primary-Synchronization CHannel)/S-SCH(Secundary-Synchronization CHannel), P-BCH(Primary-Broadcast CHannel) 전송이 LTE 구조를 따라 전송되는 컴포넌트 캐리어이다.
- [97] 제 2 타입 컴포넌트 캐리어인 하위 호환 불가능한 컴포넌트 캐리어(Non-Backward Compatible CC)는 PDCCH와 PDSCH 및 RS, P-SCH/S-SCH, PBCH 전송이 모두 이루어지나, LTE 단말의 접속이 이루어지지 않도록 변형된 형태로 전송되는 컴포넌트 캐리어이다.
- [98] 이와 같이, 제 1 타입 컴포넌트 캐리어(즉, 하위 호환 가능한 컴포넌트 캐리어)는 LTE 단말과 LTE-A 단말 모두 해당 컴포넌트 캐리어를 통해 셀(혹은 기지국)에 접속하는 것이 가능한 컴포넌트 캐리어이며, 제 2 타입 컴포넌트 캐리어(즉, 하위 호환 불가능한 컴포넌트 캐리어)는 LTE-A 단말만 접속가능한 컴포넌트 캐리어이다. 반면, 제 3 타입 컴포넌트 캐리어인 확장 컴포넌트 캐리어는 해당 컴포넌트 캐리어를 통해 단말이 접속하는 것이 불가능한 컴포넌트 캐리어로서 제 1 타입 컴포넌트 캐리어 또는 제 2 타입 컴포넌트 캐리어의 보조적인 컴포넌트 캐리어라고 할 수 있다. 제 3 타입 컴포넌트 캐리어인 확장 컴포넌트 캐리어에서는 P-SCH/S-SCH 및 PBCH, PDCCH의 전송이 이루어지지 않으며, 제 3 타입 컴포넌트 캐리어의 모든 자원은 단말의 PDSCH 전송을 위해 사용되거나 또는 해당 PDSCH에 대해 스케줄링되지 않을 때는 슬립 모드로 동작될 수 있다. 기지국 또는 중계기는 제 3 타입 컴포넌트 캐리어를 통해서만 제어 정보를 단말로 전송하지 않는다.
- [99] 즉, 제 1 타입 컴포넌트 캐리어 및 제 2 타입 컴포넌트 캐리어는 하나의 셀을 형성하기 위해 반드시 필요한, 혹은 하나의 셀을 구성할 수 있는 독립형(stand alone) 컴포넌트 캐리어 타입이라 할 수 있고, 제 3 타입 컴포넌트 캐리어는 반드시 하나 이상의 독립형(stand alone) 컴포넌트 캐리어와 함께 존재해야 하는 비-독립형(non-stand alone) 컴포넌트 캐리어 타입이라 할 수 있다.
- [100] LTE-A 시스템에서 임의의 셀(혹은 기지국)이 복수의 하향링크 컴포넌트 캐리어를 통해 하향링크를 지원하는 경우, 각각의 하향링크 컴포넌트 캐리어 간의 서브프레임 동기는 일치되도록 설정하는 것이 일반적이다. 그러나, 본

발명에서는, 제 3 타입 컴포넌트 캐리어와 같은 비-독립형 컴포넌트 캐리어와, 제 1 타입 컴포넌트 캐리어(하위 호환가능한 컴포넌트 캐리어) 또는 제 2 타입 컴포넌트 캐리어(하위 호환 불가능한 컴포넌트 캐리어)와 같은 독립형 컴포넌트 캐리어 사이에 타이밍 오프셋(offset)을 설정함으로써, 단말의 버퍼 오버헤드(buffer overhead)를 줄일 수 있을 뿐만 아니라, 전력을 절감(power saving)할 수 있다.

- [101] 도 8은 하나의 셀(또는 기지국)이 두 개의 하향링크 컴포넌트 캐리어를 지원하는 경우에 대한 하향링크 컴포넌트 캐리어의 구성의 일 예를 나타낸 도면이다.
- [102] 도 8을 참조하면, 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)은 하위 호환 가능한 컴포넌트 캐리어로서 상기 제 1 타입의 컴포넌트 캐리어이다. 기지국 또는 중계기는 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)의 인덱스 N인 서브프레임(815)에서 PDCCH(811)를 단말에게 전송할 수 있다. 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)는 확장 컴포넌트 캐리어로서 상기 제 3 타입 컴포넌트 캐리어에 해당한다. 기지국 또는 중계기는 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)의 인덱스 N인 서브프레임(815)에서 단말로 PDSCH를 전송할 수 있다. 기지국 또는 중계기는 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)의 인덱스 N인 서브프레임(815)에서의 PDSCH에 대한 스케줄링 정보를 도 8에 도시한 바와 같이 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)의 PDCCH(811)를 통해 단말로 전송할 수 있다. 컴포넌트 캐리어가 복수 개 존재하는 경우 기지국(또는 중계기)이 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)에서 PDCCH(811)를 전송하지만, 이러한 PDCCH(811)는 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)에 대한 제어 정보인 것이다. 이와 같이, 기지국이 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)에서의 PDSCH를 스케줄링하기 위하여 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)에서의 PDCCH(811)를 이용할 수도 있다. 이러한 것을 교차-캐리어 스케줄링(cross carrier scheduling)이라고 하고, 이러한 교차-캐리어 스케줄링은 상향링크에 대해서도 동일한 방식으로 적용될 수 있다.
- [103] 여기서, 인덱스 N인 서브프레임(815)에 대해서 설명하였지만, 마찬가지로 이러한 내용은 인덱스 N+1인 서브프레임(825) 및 인덱스 N+2인 서브프레임(830)에서도 동일하게 적용될 수 있다.
- [104] 도 8에서, 하위 호환 가능한 컴포넌트인 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)와 제 3 타입 컴포넌트 캐리어인 제 2 하향링크 컴포넌트 캐리어(DL CC2)(820)의 캐리어 병합을 지원하는 LTE-A 단말의 경우, 제 1 하향링크 컴포넌트 캐리어(DL CC1)(810)의 PDCCH 디코딩 시간에 따라 아래 도 9와 같이 동작하게 된다.
- [105] 도 9는 도 8과 관련하여 단말의 PDCCH 디코딩 시간에 따른 제 2 하향링크 컴포넌트 캐리어(DL CC2)에서의 동작의 일 예를 나타낸 도면이다.
- [106] 도 9를 참조하여 특히 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)에서의

단말의 동작을 살펴본다. 단말은 PDSCH 전송 여부와 관계없이 PDCCH(911)를 디코딩하는데 필요한 시간(912)에 대응하는 시간 동안 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)의 전 대역에 걸쳐 전송되는 신호에 대해 수신(혹은 버퍼링)할 필요가 있다. 이는 단말의 관점에서, 기지국 또는 중계기가 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)의 인덱스 N의 서브프레임(915)에서 PDSCH를 전송하는 경우, 단말은 PDSCH 전송을 위해 자신에게 할당된 물리자원블록(PRB) 외에도 모든 PRB에서 신호를 수신할 필요가 있다. 즉, 단말은 PDCCH(911)를 디코딩하는데 걸리는 시간 동안(912) 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)의 전 대역을 통해 전송되는 신호를 수신(혹은 버퍼링)해야 한다. 따라서, 이 경우 단말 입장에서 버퍼링 오버헤드가 야기되는 문제가 있다.

- [107] 이와 달리, 기지국 또는 중계기가 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)의 인덱스 N+1의 서브프레임(925)에서 PDSCH를 전송하는 경우, 단말은 PDCCH(913)를 디코딩하는데 필요한 시간 동안(914)에는 전력 절감(power saving)을 위해 마이크로 슬립 모드(micro sleep mode)로 들어가지 못하고 제 2 하향링크 컴포넌트 캐리어(DL CC2)(920)의 전 대역에 걸쳐 전송되는 신호를 수신해야 한다.
- [108] 여기서, 인덱스 N인 서브프레임(915) 및 인덱스 N+1인 서브프레임(925)에 대해 설명하였지만, 마찬가지로 이러한 내용은 인덱스 N+2인 서브프레임(930)에서도 동일하게 적용될 수 있다.
- [109] 이러한 단말의 비효율적 동작을 개선하기 위해, 기지국의 PDCCH 전송이 이루어지는 독립형 하향링크 컴포넌트 캐리어(도 9에서는 하위 호환가능한 제 1 타입의 컴포넌트 캐리어)의 서브프레임 경계(subframe boundary)와 비-독립형 하향링크 컴포넌트 캐리어(도 9에서는 제 3 타입 컴포넌트 캐리어인 확장 컴포넌트 캐리어)의 서브프레임 경계 간에 타이밍 오프셋(offset)을 설정하는 방안을 고려할 수 있다.
- [110] 도 10은 독립형 컴포넌트 캐리어와 비-독립형 컴포넌트 캐리어 간 서브프레임 경계를 시간 오프셋값 만큼 시프트한 경우에 단말의 동작을 설명하기 위한 도면이다.
- [111] 도 10에서는 독립형 컴포넌트 캐리어 중에서 하위 호환 가능한 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)를 예를 들어 설명한다. 따라서, 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)에서의 인덱스 N인 서브프레임(1015)의 시작점과 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N인 서브프레임(1025)의 시작점은 특정 시간 오프셋값(T_{offset}) 만큼 차이가 있다. 즉, 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N인 서브프레임(1025)의 시작점이 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)에서의 인덱스 N인 서브프레임(1015)의 시작점보다 특정 시간 오프셋값(T_{offset}) 만큼 시프트되어 지연되어 있다.

- [112] 단말은 기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)의 인덱스 N인 서브프레임(1015)에서 PDCCH(1011)를 통해 제어 정보를 수신할 수 있다. 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)의 인덱스 N인 서브프레임(1015)에서 PDCCH(1011)에 포함된 하향링크 그랜트(DL grant) 등이 교차 캐리어 스케줄링(cross carrier scheduling) 방식으로 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N인 서브프레임(1025)에서 PDSCH 전송이 스케줄링되었음을 지시하는 경우(즉, 기지국이 확장 컴포넌트 캐리어인 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N인 서브프레임(1025)에서 PDSCH를 전송하는 경우), 단말은 할당된 부대역(sub-band)(1027)에 해당하는 신호만을 수신(또는 버퍼링)하면 된다.
- [113] 이와 달리, 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)의 인덱스 N+1인 서브프레임(1035)에서 PDCCH(1012)가 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N+1인 서브프레임(1045)에서 PDSCH 전송이 스케줄링되지 않았음을 지시하면, 단말은 인덱스 N+1인 서브프레임(1045)의 시작점부터 바로 마이크로 슬립 모드로 동작할 수 있다. 이러한 동작으로 단말은 전력을 상당히 절감할 수 있다.
- [114] 이러한 내용은 제 1 타입 컴포넌트 캐리어(DL CC1)(1010)의 인덱스 N+2인 서브프레임(1055)과 제 2 하향링크 컴포넌트 캐리어(DL CC2)(1020)의 인덱스 N+1인 서브프레임(1065)에서도 동일하게 적용될 수 있다.
- [115] 다음으로, 도 10과 관련하여 설정된 시간 오프셋(T_{offset})의 설정에 대해 살펴본다. 독립형 컴포넌트 캐리어와 같이 PDCCH가 전송되는 컴포넌트 캐리어와 비-독립형 컴포넌트 캐리어인 확장 컴포넌트 캐리어와 같이 PDSCH 전송만 이루어지는 컴포넌트 캐리어 사이의 서브프레임 오프셋인 T_{offset} 값은 PDCCH 크기에 의해 결정될 수 있다. 즉, PDCCH 크기가 N개 심볼인 경우의 PDCCH를 디코딩하는데 필요한 시간을 T_{decodeN} 라고 하면 T_{offset} 값은 매 서브프레임마다 CFI(Control Format Indicator)값에 따라 동적으로(dynamic) 변할 수 있지만 $T_{\text{offset}} = T_{\text{decodeN}}$ 으로 결정될 수 있다.
- [116] 또는, 컴포넌트 캐리어 별로(예를 들어, 1010 및 1020) 서브프레임 경계는 시프트되어 있으나 부반송파(subcarrier) 간 직교성을 유지하기 위해 심볼 경계는 일치시킬 필요가 있으므로 1 심볼 구간(symbol duration)을 T_{symbol} 이라 하면, T_{offset} 값은 다음 수학식 1과 같이 나타낼 수 있다.
- [117] 수학식 1

$$T_{\text{offset}} = T_{\text{symbol}} \times \text{ceil} \{T_{\text{decodeN}}/T_{\text{symbol}}\}$$

- [118] 여기서, $\text{ceil} \{k\}$ 함수는 지정한 숫자 K보다 크거나 같은 정수 중에서 최소값을 출력하는 함수를 나타낸다.
- [119] 또 다른 방안으로는, T_{offset} 값을 매 서브프레임마다 동적으로 바꾸지 않고

반-고정적으로(semi-statically) 또는 고정적(statically)으로 설정하는 방안도 고려할 수 있다. 이 경우, T_{offset} 값은 최대 CFI 값에 의해 결정되는 기지국에서 설정가능한 최대 PDCCH 크기를 N_{max} 라 하면, $T_{\text{offset}} = T_{\text{decodeNmax}}$ 로 설정될 수 있다. 또는, 이 경우에도 컴포넌트 캐리어 간에 심볼 경계를 일치시키기 위해 T_{offset} 값은 다음 수학적 식 2와 같이 나타낼 수 있다.

[120] 수학적 식 2

$$T_{\text{offset}} = T_{\text{symbol}} \times \text{ceil} \{T_{\text{decodeNmax}}/T_{\text{symbol}}\}$$

[121] 여기서, $\text{ceil} \{k\}$ 함수는 지정한 숫자 K보다 크거나 같은 정수 중에서 최소값을 출력하는 함수를 나타낸다.

[122] 또는, 이 외에도 심볼 단위로 임의의 K 심볼을 시프팅(shifting)하거나, 1 슬롯(0.5ms)을 기본 단위로 하여 시프팅하거나, 1 서브프레임(1ms)을 시프팅할 수 있다.

[123] 이와 같이 다양한 형태로 설정될 수 있는 T_{offset} 값은 기지국(혹은 중계기)이 PDCCH를 통해 동적으로 설정하여 단말에게 알려줄 수 있다. 또는, 기지국은 셀-특정 또는 단말-특정 RRC 시그널링을 통해 반-고정적으로(semi-statically) 설정하여 단말에게 알려줄 수 있다. 또는, T_{offset} 값은 암시적으로(implicitly) 고정하여 단말이 알 수 있도록 할 수도 있다. 또한, 기지국은 T_{offset} 값과는 별도로 컴포넌트 캐리어 타입에 따른 서브프레임 오프셋 적용 여부를 설정할 수 있다. 예를 들어, 기지국은 확장 컴포넌트 캐리어 타입에는 서브프레임 오프셋을 적용하고, 다른 컴포넌트 캐리어 타입에는 서브프레임 오프셋을 적용하지 않는다는 정보를 셀-특정 또는 단말-특정 RRC 시그널링을 통해 단말에게 알려줄 수 있다.

[124] 도 9 및 도 11과 관련하여 설명한 내용은 CP(Cyclic Prefix) 크기에 관계없이, 즉, normal CP인 경우와 extended CP인 경우 모두 동일하게 적용할 수 있다.

[125] 이상에서 설명된 실시예들은 본 발명의 구성요소들과 특징들이 소정 형태로 결합된 것들이다. 각 구성요소 또는 특징은 별도의 명시적 언급이 없는 한 선택적인 것으로 고려되어야 한다. 각 구성요소 또는 특징은 다른 구성요소나 특징과 결합되지 않은 형태로 실시될 수 있다. 또한, 일부 구성요소들 및/또는 특징들을 결합하여 본 발명의 실시예를 구성하는 것도 가능하다. 본 발명의 실시예들에서 설명되는 동작들의 순서는 변경될 수 있다. 어느 실시예의 일부 구성이나 특징은 다른 실시예에 포함될 수 있고, 또는 다른 실시예의 대응하는 구성 또는 특징과 교체될 수 있다. 특허청구범위에서 명시적인 인용 관계가 있지 않은 청구항들을 결합하여 실시예를 구성하거나 출원 후의 보정에 의해 새로운 청구항으로 포함시킬 수 있음은 자명하다.

[126] 본 발명은 본 발명의 정신 및 필수적 특징을 벗어나지 않는 범위에서 다른 특정한 형태로 구체화될 수 있음은 당업자에게 자명하다. 따라서, 상기의 상세한 설명은 모든 면에서 제한적으로 해석되어서는 아니 되고 예시적인 것으로

고려되어야 한다. 본 발명의 범위는 첨부된 청구항의 합리적 해석에 의해 결정되어야 하고, 본 발명의 등가적 범위 내에서의 모든 변경은 본 발명의 범위에 포함된다.

산업상 이용가능성

- [127] 복수의 컴포넌트 캐리어(component carrier)를 지원하는 무선통신 시스템에서 신호를 수신하는 방법과 이 방법을 수행하는 단말 장치는 3GPP LTE-A, IEEE 802 시스템 등과 같은 무선통신 방식에서 산업상으로 이용가능하다.

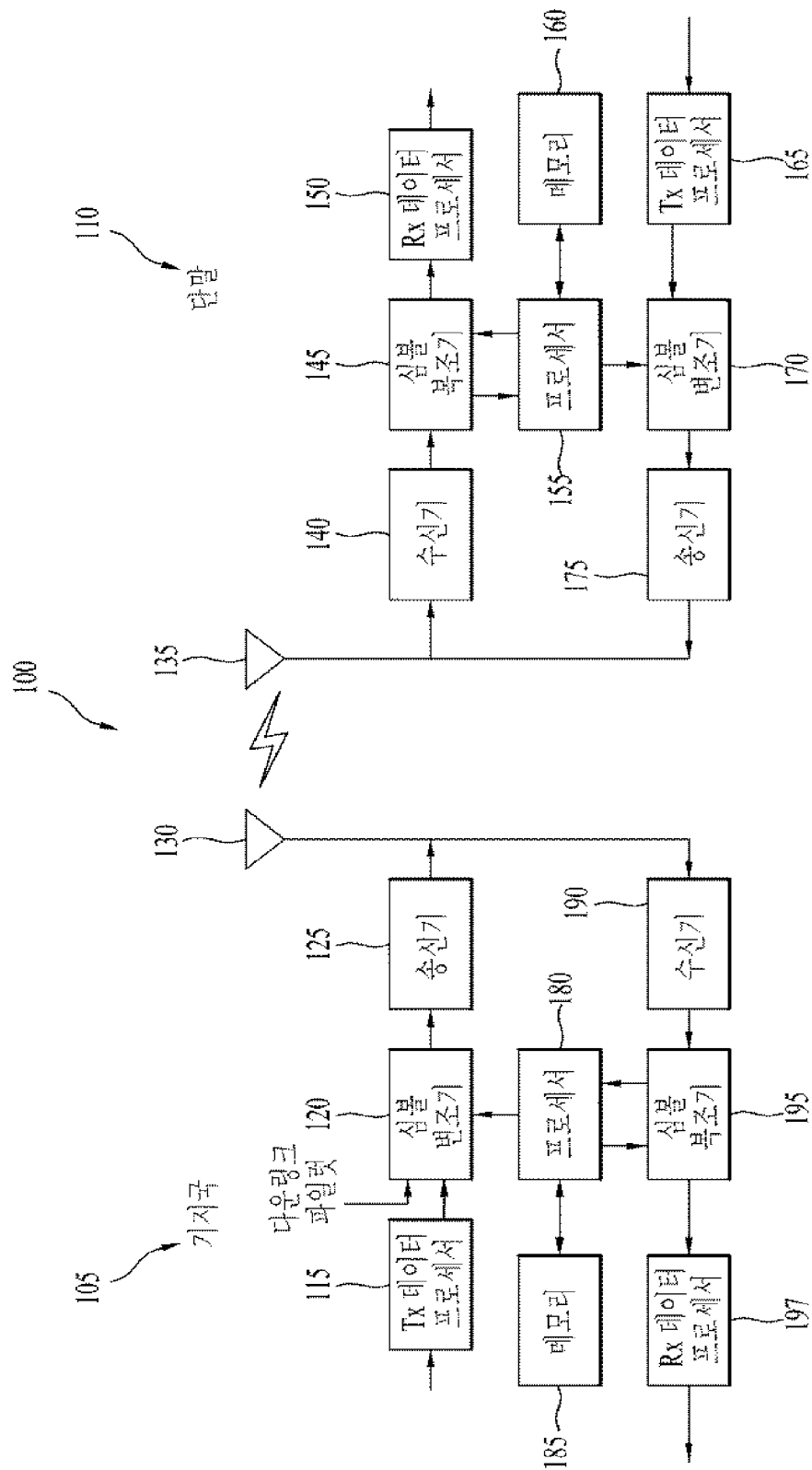
청구범위

- [청구항 1] 복수의 컴포넌트 캐리어(component carrier)를 지원하는 무선통신 시스템에서 단말이 신호를 수신하는 방법에 있어서, 기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어의 제어 정보를 포함하는 물리 하향링크 제어 채널(Physical Downlink Control CHannel, PDCCH)을 수신하는 단계; 및 상기 PDCCH가 전송된 시점부터 특정 시간 오프셋값에 해당하는 시간만큼 경과한 후부터 제 2 타입 컴포넌트 캐리어에서 상기 PDCCH에 포함된 제어 정보에 기초하여 디코딩을 수행하거나 또는 슬립 모드로 동작하는 단계;를 포함하는 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 2] 제 1항에 있어서, 상기 기지국 또는 상기 중계기로부터 상기 특정 시간 오프셋값에 대한 정보를 수신하는 단계를 더 포함하는 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 3] 제 1항에 있어서, 상기 특정 시간 오프셋값은 상기 PDCCH의 크기에 기초하여 결정된 것인 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 4] 제 1항에 있어서, 상기 특정 시간 오프셋값은 상기 PDCCH를 디코딩하는데 걸리는 시간에 해당하는 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 5] 제 1항에 있어서, 상기 특정 시간 오프셋값은 심볼 단위인 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 6] 제 1항에 있어서, 상기 특정 시간 오프셋값은 다음 수학적 식 A에 의해 계산되는 것을 특징으로 하는 단말의 신호 수신 방법:
[수학적 식 A]

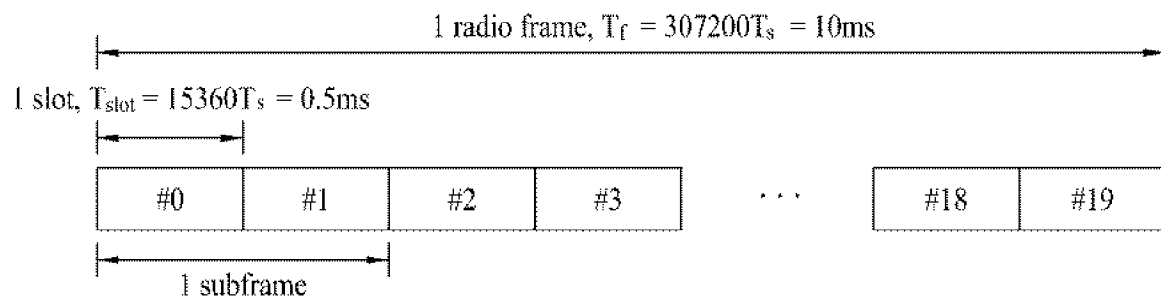
$$T_{\text{offset}} = T_{\text{symbol}} \times \text{ceil}(T_{\text{decode_Nmax}}/T_{\text{symbol}})$$
여기서, T_{symbol} 은 1 심볼 구간에 해당하는 시간, $T_{\text{decode_Nmax}}$ 는 상기 PDCCH의 최대 크기를 디코딩하는데 걸리는 시간, ceil 함수는 지정한 숫자보다 크거나 같은 정수 중에서 최소값을 출력하는 함수를 나타낸다.
- [청구항 7] 제 1항에 있어서, 상기 제 1 타입 컴포넌트 캐리어는 제 1 무선통신 방식을 이용하는 제 1 타입 단말 및 제 2 무선통신 방식을 이용하는 제 2 타입 단말이 모두 접속가능한 캐리어인 것을 특징으로 하는 단말의 신호 수신

- 방법.
- [청구항 8] 제 1항에 있어서,
상기 제 2 타입 컴포넌트 캐리어는 상기 단말을 위한 제어 정보가 전송되지 않는 캐리어인 것을 특징으로 하는 단말의 신호 수신 방법.
- [청구항 9] 복수의 컴포넌트 캐리어(component carrier)를 지원하는 무선통신 시스템에서 신호를 수신하는 단말 장치에 있어서,
기지국 또는 중계기로부터 제 1 타입 컴포넌트 캐리어의 제어 정보를 포함하는 물리 하향링크 제어 채널(Physical Downlink Control CHannel, PDCCH)을 수신하는 수신기; 및
상기 PDCCH가 전송된 시점부터 특정 시간 오프셋값에 해당하는 시간만큼 경과한 후부터 제 2 타입 컴포넌트 캐리어에서 상기 PDCCH에 포함된 제어 정보에 기초하여 디코딩을 수행하거나 또는 슬립 모드로 동작하도록 제어하는 프로세서;를 포함하는 것을 특징으로 하는 단말 장치.
- [청구항 10] 제 9항에 있어서,
상기 수신기는, 기지국 또는 상기 중계기로부터 상기 특정 시간 오프셋값에 대한 정보를 더 수신하는 것을 특징으로 하는 단말 장치.
- [청구항 11] 제 9항에 있어서,
상기 특정 시간 오프셋값은 상기 PDCCH의 크기에 기초하여 결정된 것인 것을 특징으로 하는 단말 장치.
- [청구항 12] 제 9항에 있어서,
상기 특정 시간 오프셋값은 상기 PDCCH를 디코딩하는데 걸리는 시간에 해당하는 것을 특징으로 하는 단말 장치.
- [청구항 13] 제 9항에 있어서,
상기 특정 시간 오프셋값은 심볼 단위인 것을 특징으로 하는 단말 장치.
- [청구항 14] 제 9항에 있어서,
상기 제 1 타입 컴포넌트 캐리어는 제 1 무선통신 방식을 이용하는 제 1 타입 단말 및 제 2 무선통신 방식을 이용하는 제 2 타입 단말이 모두 접속가능한 캐리어인 것을 특징으로 하는 단말 장치.
- [청구항 15] 제 9항에 있어서,
상기 제 2 타입 컴포넌트 캐리어는 상기 단말을 위한 제어 정보가 전송되지 않는 캐리어인 것을 특징으로 하는 단말 장치.

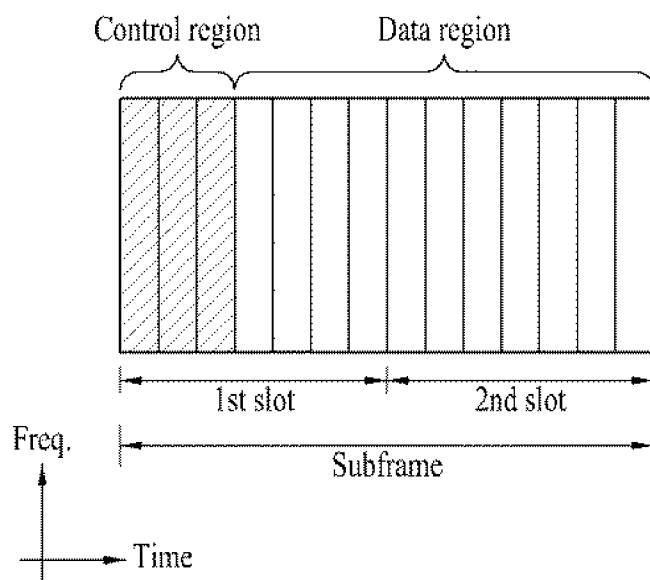
[Fig. 1]



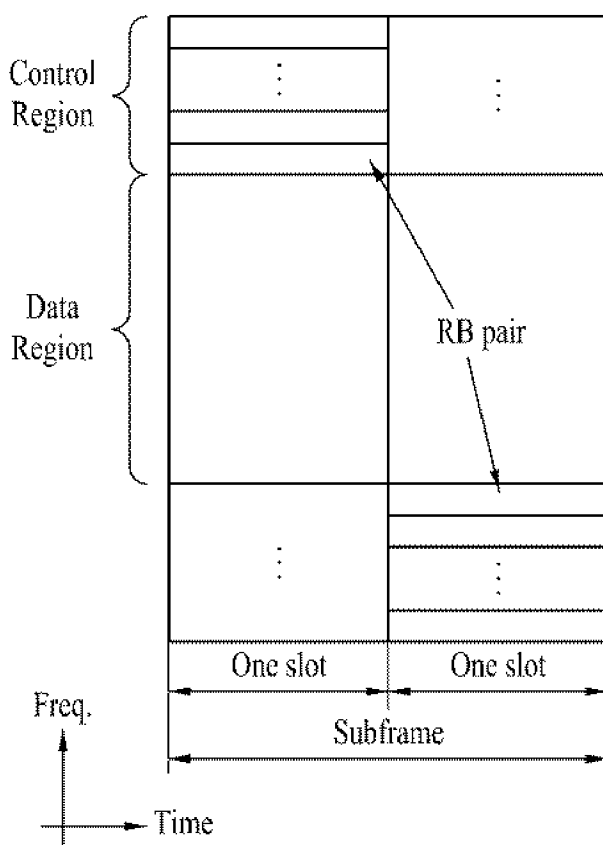
[Fig. 2]



[Fig. 3]

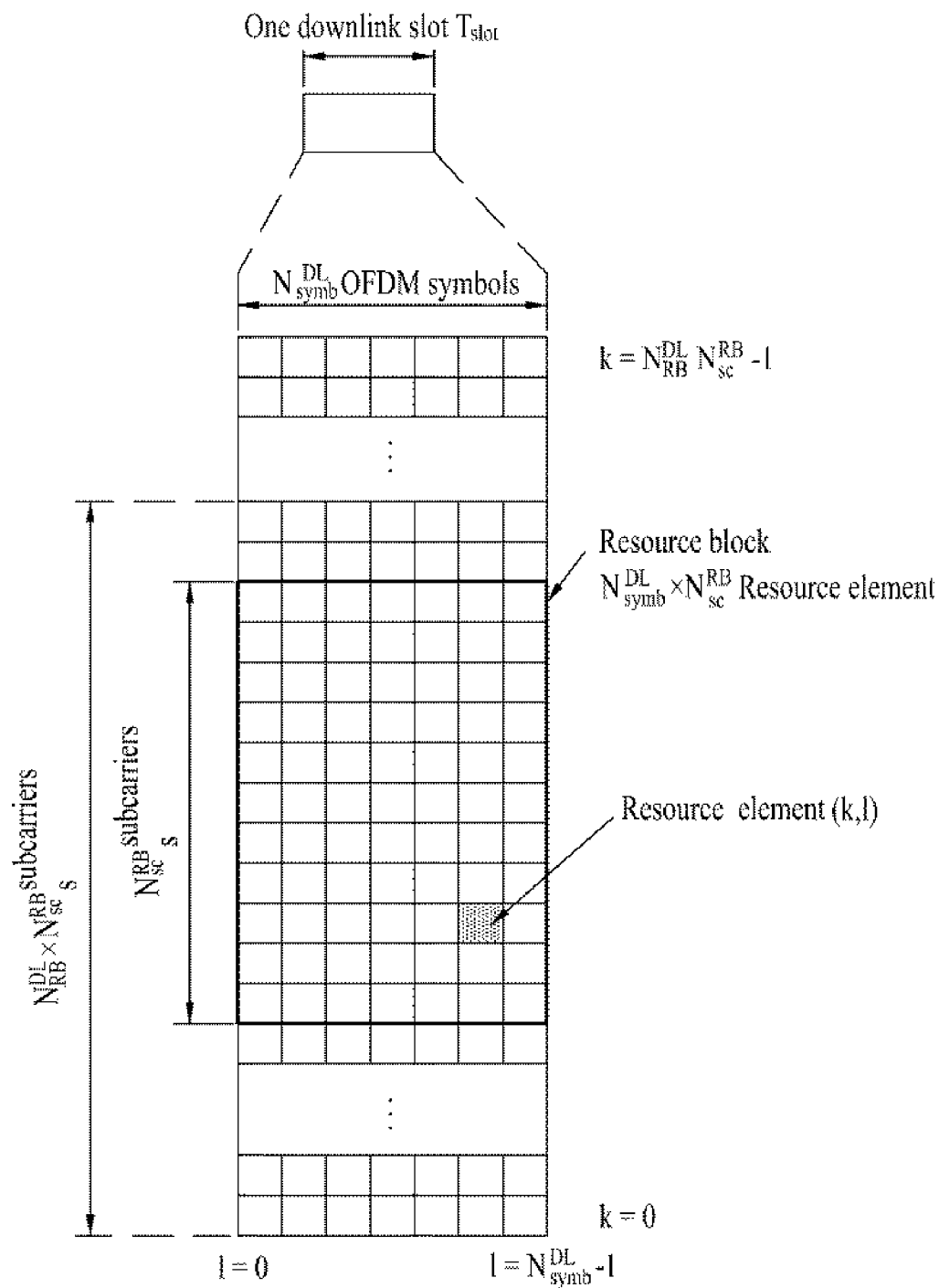


(a)

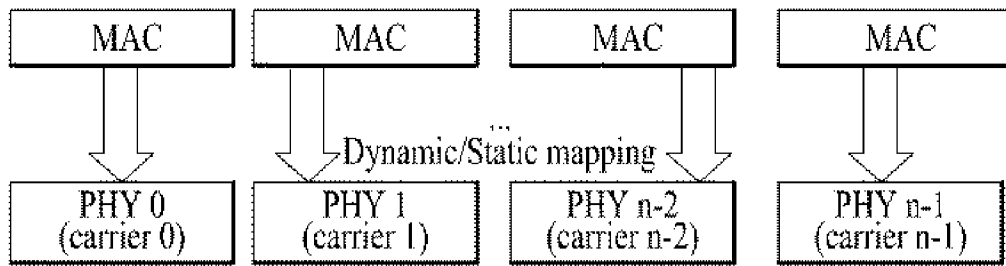


(b)

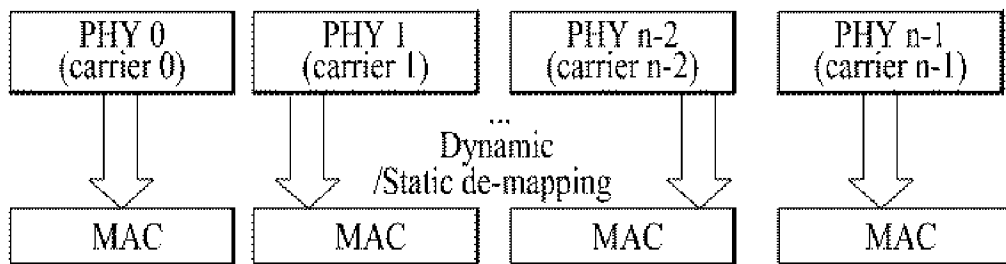
[Fig. 4]



[Fig. 5]

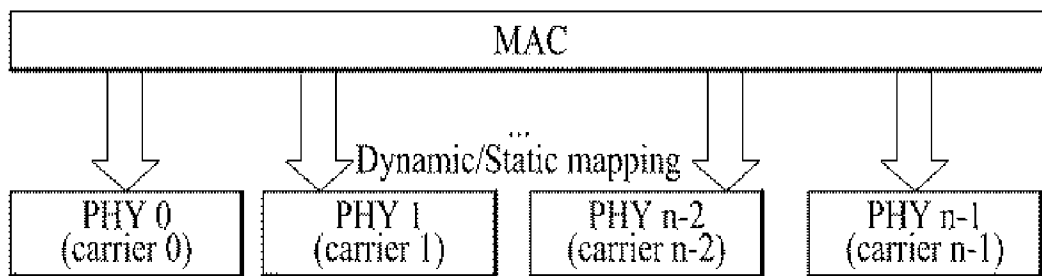


(a)

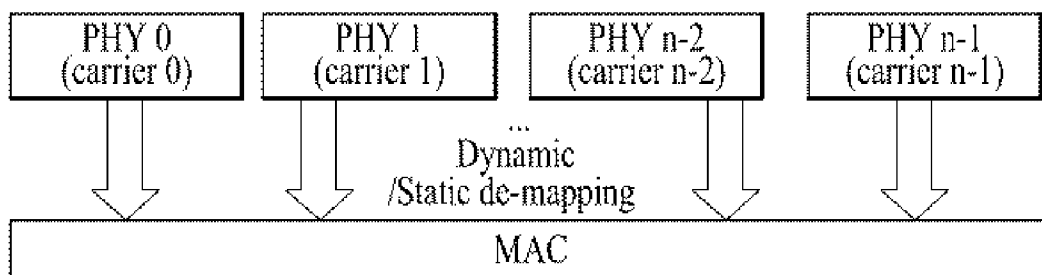


(b)

[Fig. 6]

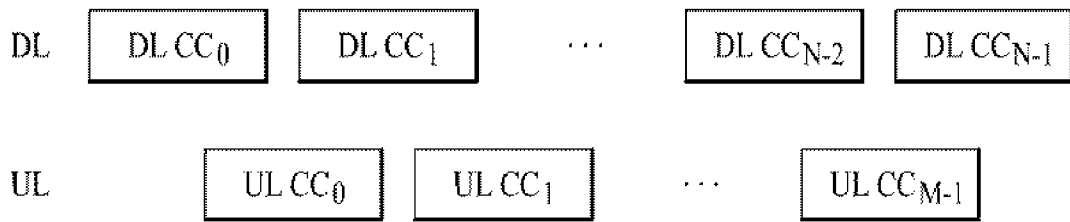


(a)

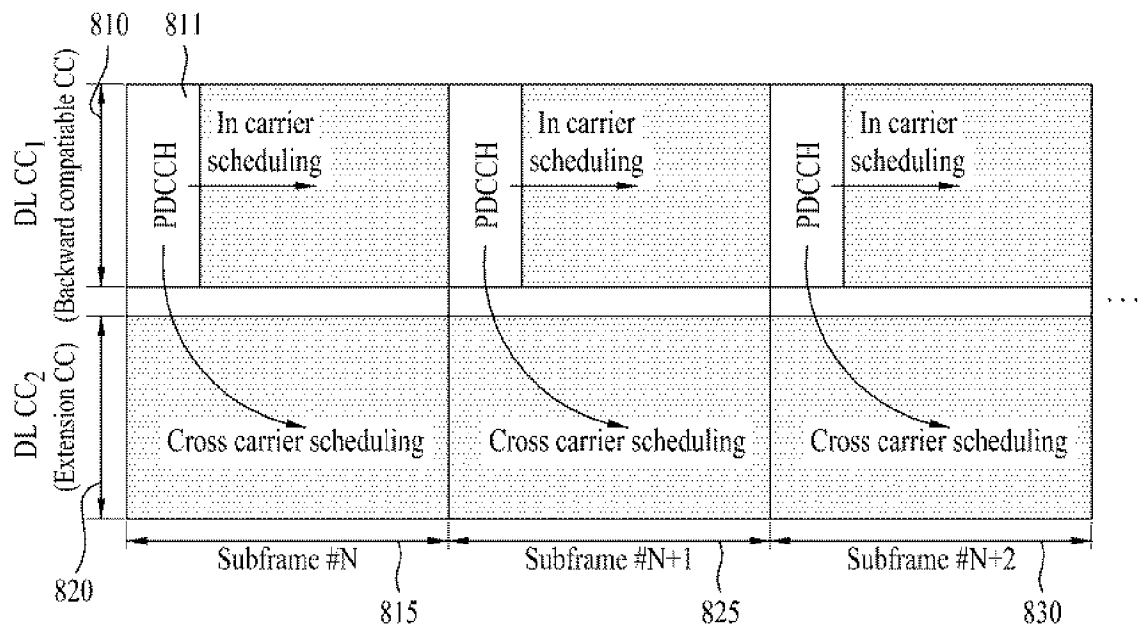


(b)

[Fig. 7]



[Fig. 8]



[Fig. 9]

