

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 3 区分
 【発行日】平成30年11月29日 (2018.11.29)

【公表番号】特表2018-504032(P2018-504032A)
 【公表日】平成30年2月8日 (2018.2.8)
 【年通号数】公開・登録公報2018-005
 【出願番号】特願2017-532861(P2017-532861)
 【国際特許分類】

H 0 3 F 1/22 (2006.01)

H 0 3 G 3/10 (2006.01)

【 F I 】

H 0 3 F 1/22

H 0 3 G 3/10 B

【手続補正書】
 【提出日】平成30年10月22日 (2018.10.22)
 【手続補正 1】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】
 【特許請求の範囲】
 【請求項 1】

入力端子における入力信号 (R F _ _ I N) を増幅し、第 1 の増幅された信号 (R F _ _ O U T P) を発生させるように構成されている第 1 の増幅器段と、前記第 1 の増幅器段は、前記第 1 の増幅器段の利得を設定する第 1 の電流を選択的に分流するように構成されている電流分流器を有し、

前記入力端子における前記入力信号を増幅し、第 2 の増幅された信号 (R F _ _ O U T N) を発生させるように構成されている第 2 の増幅器段と、前記第 2 の増幅器段は、前記第 2 の増幅器段の利得を設定する利得制御回路を有し、

前記電流分流器を制御する制御信号 (D) を出力するように構成されているコントローラとを具備し、

前記第 1 の増幅器段は、前記入力信号に関して反転されていない、前記第 1 の増幅された信号を発生させる相補的共通ゲート増幅器として構成され、

前記第 2 の増幅器段は、前記入力信号に関して反転されている、前記第 2 の増幅された信号を発生させる相補的共通ソース増幅器として構成され、

前記電流分流器は、複数のトランジスタを含み、

前記制御信号は、前記複数のトランジスタのゲート端子への入力である装置。

【請求項 2】

前記利得制御回路は、前記第 2 の増幅器段の前記利得を設定するために選択的にイネーブルされる相補的カスコードトランジスタの並列分岐を備えている請求項 1 記載の装置。

【請求項 3】

前記電流分流器を制御して、前記第 1 の増幅器段の前記利得を設定し、前記利得制御回路を制御して、前記第 2 の増幅器段の前記利得を設定する、制御信号を出力するように構成されているコントローラをさらに具備する請求項 2 記載の装置。

【請求項 4】

前記コントローラは、前記電流分流器を制御し、前記第 1 の電流の選択された量を、 A C 接地を形成するノードに分流して、選択された利得設定に前記第 1 の増幅器段の前記利得を設定する第 1 の制御信号を出力するように構成され、前記コントローラは、前記相補

的カスコードトランジスタの前記並列分岐を選択的にイネーブルして、前記選択された利得設定に前記第 2 の増幅器段の前記利得を設定する第 2 の制御信号を出力するように構成されている請求項 3 記載の装置。

【請求項 5】

前記利得制御回路は、前記第 2 の増幅器段の前記利得を設定する第 2 の電流の選択された量を分流するように構成されている第 2 の電流分流器を備えている請求項 1 記載の装置。

【請求項 6】

前記電流分流器は、前記第 1 の電流の選択された量をノードに分流するように構成され、前記第 2 の電流分流器は、前記第 2 の電流の前記選択された量を前記ノードに分流するように構成され、前記ノードは A C 信号接地を形成している請求項 5 記載の装置。

【請求項 7】

前記ノードと信号接地と間に結合されているキャパシタをさらに具備し、前記ノードにおいて、前記第 1 および第 2 の電流の前記選択された量は、前記電流分流器により反対方向に分流され、結果として、前記電流分流器は、前記第 1 または第 2 の電流よりも小さい第 3 の電流が、前記ノードと前記キャパシタと間で分流するように構成されている請求項 6 記載の装置。

【請求項 8】

前記コントローラは、前記電流分流器を制御して、前記第 1 の増幅器段の前記利得を設定し、前記第 2 の電流分流器を制御して、前記第 2 の増幅器段の前記利得を設定する、制御信号を出力するように構成されている請求項 6 記載の装置。

【請求項 9】

前記第 1 および第 2 の増幅された信号を受信し、差動信号を出力するように構成されている加算回路をさらに具備する請求項 1 記載の装置。

【請求項 10】

前記加算回路は、前記第 1 および第 2 の増幅器段をバイアスするバイアス信号を発生させるバイアス信号ジェネレータを備えている請求項 9 記載の装置。

【請求項 11】

前記加算回路は、第 1 の巻き線を横切る前記第 1 および第 2 の増幅された信号を受け取る変圧器を備え、前記第 1 の巻き線は、前記バイアス信号ジェネレータに共通モード電圧信号を出力するセンタータップを有する請求項 10 記載の装置。