

(19) 日本国特許庁(JP)

## (12) 特許公報(B2)

(11) 特許番号

特許第4592963号  
(P4592963)

(45) 発行日 平成22年12月8日(2010.12.8)

(24) 登録日 平成22年9月24日(2010.9.24)

(51) Int.Cl.	F 1
HO4L 1/00 (2006.01)	HO4L 1/00 E
GO6F 11/10 (2006.01)	GO6F 11/10 330M
HO3M 13/35 (2006.01)	HO3M 13/35
HO4J 3/00 (2006.01)	HO4J 3/00 H

請求項の数 12 (全 28 頁)

(21) 出願番号	特願2000-619113 (P2000-619113)
(86) (22) 出願日	平成12年5月8日(2000.5.8)
(65) 公表番号	特表2003-500886 (P2003-500886A)
(43) 公表日	平成15年1月7日(2003.1.7)
(86) 国際出願番号	PCT/US2000/012579
(87) 国際公開番号	W02000/070772
(87) 国際公開日	平成12年11月23日(2000.11.23)
審査請求日	平成19年5月7日(2007.5.7)
(31) 優先権主張番号	09/314,578
(32) 優先日	平成11年5月18日(1999.5.18)
(33) 優先権主張国	米国(US)

(73) 特許権者	500388590 ザーコム・インコーポレーテッド アメリカ合衆国カリフォルニア州91320, サウザンド・オークス, コーポレート・センター・ドライブ 2300
(74) 代理人	100062144 弁理士 青山 葉
(72) 発明者	ラッセル・エイ・モリス アメリカ合衆国76248テキサス州ケラー、クリークビュー・ドライブ1528番
(72) 発明者	ダレル・ダブリュー・バラバッシュ アメリカ合衆国76051テキサス州グレイブペイン、シェイディ・グレン・ドライブ3216番

最終頁に続く

(54) 【発明の名称】動的前進型誤信号訂正方法

## (57) 【特許請求の範囲】

## 【請求項 1】

通信システムにおいて誤り訂正アルゴリズムを選択する方法であって、マルチフレームの各時間フレームを複数の時間スロットに分割し、前記マルチフレームの間に受信されたときの複数のペアラデータパケットに基づき、通信路の誤り率レベルを決定し、前記誤り率レベルを考慮して複数の誤り訂正アルゴリズムから誤り訂正アルゴリズムを選択し、

同じ誤り訂正アルゴリズムを選択した連続回数を示すデータ値( *k* )を取得し、

前記データ値( *k* )に基づいて前記マルチフレームにおける時間フレームの数を調整する、

ようにした方法。

## 【請求項 2】

前記複数のペアラデータパケットがトラヒックデータを備える請求項1に記載の方法。

## 【請求項 3】

前記誤り訂正アルゴリズムがオーバヘッドレベルを有し、前記トラヒックデータの量が前記オーバヘッドとは逆に変化せしめられる請求項2に記載の方法。

## 【請求項 4】

前記誤り率レベル決定が、前記複数のペアラデータパケットを訂正し、現在のブロック誤り率( B L E R )レベルを得るために欠陥のある数多くのペアラデータパケットを検出

するとともに、前記誤り訂正アルゴリズム決定が前記現在の B L E R レベルに基づくものである請求項 1 に記載の方法。

【請求項 5】

前記誤り訂正アルゴリズム選択が、許容できる B L E R 範囲を作成するために、最小 B L E R 閾値レベルおよび最大 B L E R 閾値レベルを設定し、前記許容できる B L E R 範囲が前記現在の B L E R レベルを含む場合に現在の誤り訂正アルゴリズムを選択する一方、前記許容可能な B L E R 範囲が前記現在の B L E R レベルを含まない場合に、前記現在の誤り訂正アルゴリズムとは異なる誤り訂正アルゴリズムを選択するようにした請求項 4 に記載の方法。

【請求項 6】

前記複数の誤り訂正アルゴリズムが、異なるオーバヘッドレベルを備え、前記誤り訂正アルゴリズム決定が、さらに、前記現在の B L E R レベルが前記最小 B L E R 閾値レベルを下回る場合に、前記現在の誤り訂正アルゴリズムのオーバヘッドの次に低いオーバヘッドの誤り訂正アルゴリズムを選択し、前記現在の B L E R レベルが前記最大 B L E R 閾値レベルを超える場合に、前記現在の誤り訂正アルゴリズムのオーバヘッドの次に高いオーバヘッドの誤り訂正アルゴリズムを選択するようにした請求項 5 に記載の方法。

【請求項 7】

前記誤り率レベルの決定が、ビット誤り率 ( B E R ) レベルを得るために前記複数のペアラデータパケット内でビット誤りの数を検出し、前記誤り率レベルの決定が前記現在の B E R レベルに基づくものである請求項 1 に記載の方法。

【請求項 8】

前記誤り訂正アルゴリズム選択が、複数の誤り訂正アルゴリズムに対応する複数の B E R 範囲を作成するために少なくとも 1 つの B L E R 閾値レベルを設定し、現在の B E R レベルを含む B E R 範囲に対応する誤り訂正アルゴリズムを選択するようにした請求項 7 に記載の方法。

【請求項 9】

前記複数のペアラデータパケットの各ペアラデータパケットが、それぞれ前記マルチフレームの前記各時間フレームの時間スロットの間に受信され、前記誤り訂正アルゴリズム選択が、前記マルチフレームの最後の時間フレームの間に前記誤り訂正アルゴリズムを選択するようにした請求項 1 に記載の方法。

【請求項 10】

前記複数の誤り訂正アルゴリズムが、使用時に一切の誤りを訂正しないアルゴリズムを含む請求項 1 に記載の方法。

【請求項 11】

前記複数の誤り訂正アルゴリズムが、使用時に一切の誤りを訂正しないアルゴリズムと、低レベル誤り訂正アルゴリズムと、高レベル誤り訂正アルゴリズムとを含む請求項 1 に記載の方法。

【請求項 12】

前記複数のペアラデータパケットが、中央局と遠隔局の間で無線で伝送される請求項 1 に記載の方法。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、通信システムにおける誤り訂正の分野に関し、より具体的には前進型誤信号訂正装置を含む誤り訂正の分野に関する。

【0 0 0 2】

【発明の背景】

デジタル通信システムは、トラヒックデータが通信される通信路を活用する。これらのチャネルは典型的には帯域幅が制限され、有限のチャネル容量を有する。多様な形式の雑音および干渉などのそれ以外のチャネルの特性とともにチャネル容量は、統計的に見て確実

10

20

30

40

50

にチャネル上で通信されるトラヒックデータに誤り状態を引き起こしたり、誤り状態を結果として生じさせる。これらの誤り状態の影響は、特に、通常遠隔局が中央局と通信する予想不可能な無線による通信路を活用する無線通信システムにおいて明らかである。

#### 【 0 0 0 3 】

これらの誤り状態の影響を排除する、あるいは少なくとも削減するための技法が前進型誤信号訂正( F E C )である。一般的には、F E C技法を利用すると、誤り検出データおよび誤り訂正データをペアラデータとともに伝送することが必要になってくる。誤り検出データおよび誤り訂正データは、典型的には、送信機だけではなく、受信機、およびデジタル無線通信システムの場合には互いに通信中の遠隔局と中央局にも既知である誤り検出アルゴリズムおよび誤り補正アルゴリズムを利用することによりそれ自体ペアラデータから引き出される。

#### 【 0 0 0 4 】

F E C技法は、時分割多元接続( T D M A )および符号分割多元接続( C D M A )無線通信システムで利用されてきた。例えば、T D M Aシステムは、典型的には、同じ周波数バンドを使用し、別個の時間期間中に遠隔局と中央局の間でペアラデータを伝送する(つまり、各遠隔局は、時間フレームを周期的に繰り返すそれぞれの時間スロットの間にペアラデータバーストに分解されるペアラデータを送受する)ことにより、複数の遠隔局と1つの中央局の間での通信を可能にする。

#### 【 0 0 0 5 】

無線通信においては、中央局または遠隔局が、伝送の前に、それぞれの誤り検出アルゴリズムおよび誤り訂正アルゴリズムに従って、ペアラデータを付加し、誤り検出データおよび誤り訂正データで符号化する。相互遠隔局または中央局は、各誤り訂正可能ペアラデータパケットを受信し、誤り訂正アルゴリズムに従って誤り訂正可能なペアラデータパケットを処理することによって(誤り訂正アルゴリズムの範囲内の)各誤り訂正可能ペアラデータパケットのあらゆる誤りを自動的に訂正し、誤り検出アルゴリズムに従って訂正されたペアラデータパケットを処理することにより、それぞれの訂正されたペアラデータパケットのあらゆる残留誤りを検出する。

#### 【 0 0 0 6 】

しかしながら、伝送誤りの影響を排除する、または削減するためにF E C技法を使用するには、通信システムに費用がかかる。既知のシステム内である特定の時間スロットで伝送しているユーザにとって使用可能な伝送帯域幅は、誤り訂正データを伝送するのに必要とされるオーバヘッドによって削減される。それぞれの誤り訂正可能なペアラデータパケットを用いた誤り訂正データの伝送は、場合により100%またはそれ以上のオーバヘッドを必要とすることがある。オーバヘッドの増加は、典型的には、さらに時間スロットの長期化またはトラヒックデータ(固定伝送ビット速度)に使用可能な帯域幅の削減という結果になる。加えて、既知の無線通信システムでは、中央局と遠隔局間で通信されるトラヒックデータのビット誤り率( B E R )は、遠隔局と中央局間の相対的な距離、干渉、環境上の状態、トラヒックデータ伝送速度等の動的に変化する状態に依存している。

#### 【 0 0 0 7 】

その結果、中央局と遠隔局間で伝送されるペアラデータのB E Rは、各遠隔局に関してそれぞれの特定の遠隔局と、および時間とともに変化し、伝送オーバヘッドと誤り保護能力の両方を最適化するF E C誤り訂正アルゴリズムを計画的に選択することを困難にする。指定された時間期間中に中央局と任意の指定された遠隔局の間で高品質の通信を提供するには、誤り訂正アルゴリズムは、通常、最悪のケースのB E Rに基づいて選択され、したがって、大抵過度の耐性があり、その結果として望ましくない高いオーバヘッドおよびシステムにとって総合的に減少したスループットを生じさせる。

#### 【 0 0 0 8 】

このようにして、とりわけ、許容できる誤り率を提供しつつも、中央局と任意の指定された遠隔局の間で伝送されるペアラデータの量を任意の指定されたときに最大限にするF E C装置を利用する通信システムに対するニーズがある。

10

20

30

40

50

**【0009】****【発明の要約】**

本発明は、通信システムでの誤り訂正データの伝送を動的に変える新規の方法を提供する。

**【0010】**

本発明の好ましい方法においては、第1の複数の誤り訂正可能なペアラデータパケットが、第1マルチフレーム（つまり、複数の時間フレーム）中に、第1通信装置と第2通信装置間で伝送される。初期の誤り訂正アルゴリズムは、その後に誤り訂正データを生成するために利用される、複数の誤り訂正アルゴリズムから選択される。例えば、誤り訂正データをそこに付加するか、あるいは符号化し、第1の複数の誤り訂正可能なペアラデータパケットを作成することにより、該誤り訂正データはペアラデータパケットとともに伝送される。複数の誤り訂正アルゴリズムは、誤り訂正アルゴリズムを含まない場合がある、任意の数の異なる誤り補正アルゴリズムを備えることがある。第1の複数の誤り訂正可能なペアラデータパケットを受信すると、その伝送中に第1の複数の誤り訂正可能なペアラデータパケットに入り込む誤りは、選択された誤り訂正アルゴリズムの範囲内で訂正される。

10

**【0011】**

第1通信端末と第2通信端末間の通信チャネルの誤り率レベルは、第1マルチフレームの間に決定される。通信チャネルの誤り率レベルは、例えば欠陥のある訂正済みのペアラデータパケットの数（つまり、ブロック誤り率（B L E R））を測定する、あるいは訂正されていないペアラデータパケット内のビット誤りの数（つまり、ビット誤り率（B E R））を測定するような技法により決定することができる。それ以降の誤り訂正アルゴリズムは、初期の誤り訂正アルゴリズムと同じであってよいが、部分的には、決定された誤り率レベルに基づいて複数の誤り訂正アルゴリズムから選択される。

20

**【0012】**

第2の複数の誤り訂正可能ペアラデータパケットは、第2マルチフレーム中に、第1通信端末と第2通信端末間で伝送される。それ以降に選択される誤り訂正アルゴリズムは、第2の複数の誤り訂正可能ペアラデータパケットとともに伝送される、誤り訂正データを生成するために利用される。第2の複数の誤り訂正可能なペアラデータパケットは、第2の選択された誤り訂正アルゴリズムの範囲内で訂正される。第1通信端末と第2通信端末の間の通信路の誤り率レベルは、第2マルチフレームの間に決定される。第2の選択された誤り訂正アルゴリズムと同じであるか、あるいは異なる場合がある第3の誤り訂正アルゴリズムは、部分的には決定された誤り率レベルに基づいて複数の誤り訂正アルゴリズムから選択される。

30

**【0013】**

第3の選択された誤り訂正アルゴリズムは、第3のマルチフレームの間に、第1通信端末と第2通信端末間で伝送される第3の複数の誤り訂正可能なペアラデータパケットを訂正するために利用される。この誤り訂正アルゴリズムの選択および誤り訂正可能なペアラデータパケット訂正プロセスが、将来のマルチフレームの間に繰り返される。

**【0014】**

40

**【発明の実施の形態】**

図1は、本発明の好ましい実施態様に従って動作するように配列されたT D M A無線通信システム100を示している。F E C動的中央局104は、セル102の中でそれぞれのF E C動的遠隔局106と通信しているとして描かれている。セル102は、マクロセル、マイクロセル、無線ローカルループ、または複数の通信装置が互いに通信できる任意のネットワークである場合がある。F E C動的中央局104は基地局、基地局制御装置、移動交換センタ、または複数の遠隔局と通信できる任意の通信装置であることもある。F E C動的遠隔局106は、遠隔端末の任意の組み合わせ（例えば、移動電話機、無線モデムあるいは無線ローカルループ端末）であることもある。

**【0015】**

50

FEC動的中央局104およびそれぞれのFEC動的遠隔局106は、時分割多元接続/周波数分割デュプレックス(TDMA/FDD)フォーマットで通信する。すなわち、FEC動的中央局104とFEC動的遠隔局106のそれぞれの間のそれぞれの通信は、時間分離され、FEC動的中央局104とある特定のFEC動的遠隔局106間のダウンリンク通信は、FEC動的中央局104とその特定のFEC動的遠隔局106間のアップリンク通信から周波数分離されている。FEC動的中央局104は、例えば1960MHzの單一ダウンリンク周波数上でFEC動的遠隔局106にデータを伝送し、FEC動的遠隔局106は、例えば1880MHzの單一アップリンク周波数でFEC動的中央局104にデータを伝送する。

## 【0016】

10

図2に示されているように、ダウンリンク周波数は、周期的に繰り返すダウンリンク時間フレーム108(1)に分割され、アップリンク周波数は周期的に繰り返すアップリンク時間フレーム108(2)に分割される。時間フレーム108(1)/(2)は、さらに時間スロットのそれぞれの集合110(1)/(2)に分割される。アップリンク時間フレーム108(2)は、ダウンリンク時間フレーム108(1)と同期する。

## 【0017】

FEC動的遠隔局106には、それらがその間にダウンリンク誤り訂正可能ペアラデータパケットをFEC動的中央局104から受信するダウンリンク時間フレーム108(1)内でそれぞれ時間スロット110(1)が割り当てられている(この場合は、それぞれFEC動的遠隔局1~4に時間スロットD1、D3、D5およびD6)。このようなものとして、FEC動的中央局104には、その間にそれがダウンリンク誤り訂正可能なペアラデータパケットをそれぞれのFEC動的遠隔局106に伝送する、同じ時間スロット110(1)が割り当てられる。FEC動的遠隔局106は、その間にそれらがアップリンク誤り訂正可能ペアラデータパケットをFEC動的中央局104に伝送するアップリンク時間フレーム108(2)でそれぞれ時間スロット110(2)を割り当てられる(この場合は、それぞれのFEC動的遠隔局1~4に時間スロットU4、U6、U8およびU1)。このようなものとして、FEC動的中央局104には、その間にそれがそれぞれのFEC動的遠隔局106からアップリンク誤り訂正可能なペアラデータパケットを受信する同じそれぞれの時間スロット110を割り当てられる。図から分かるように、遅延のいくつかの時間スロット、この場合には3個を、対応するダウンリンク時間スロット110(1)とアップリンク時間スロット110(2)の間で引き出し、FEC動的遠隔局106内に追加装置を設置する必要性を未然に防ぐ。システムの特定のプロトコルに応じて、空の時間スロット110(1)/(2)が、他のFEC動的遠隔局106による予想される使用量のための遊休時間スロットとして、あるいはFEC動的中央局104とFEC動的遠隔局106の間の制御データの传送、あるいはFEC動的中央局104からの一斉送信データの传送などの多様なそれ以外の機能をサポートするために使用される。

## 【0018】

30

あるいは、無線通信システム100は、TDMA/TDDフォーマットで構成され、そこでは單一周波数が、ペアラデータのダウンリンク传送とアップリンク传送の両方のために活用され、FEC動的中央局104とある特定のFEC動的遠隔局106間のダウンリンク通信が、FEC動的中央局104とその特定のFEC動的遠隔局106間のアップリンク通信から時間分離される。図3に図示されているように、ダウンリンク/アップリンク周波数は、さらに、時間スロット110(3)に分割される周期的に繰り返す時間フレーム108(3)に分割される。時間スロット110(3)の半分は、データのダウンリンク传送専用であり、時間スロット110(3)の半分はデータのアップリンク传送専用である。しかしながら、それぞれのダウンリンク传送およびアップリンク传送専用の時間スロット110(3)のその数が一致しないことがあることに注目する必要がある。各FEC動的遠隔局には、その間にそれが、FEC動的中央局104からそれぞれダウンリンク誤り訂正可能ペアラデータパケットを受信し、アップリンク誤り訂正可能ペアラデータパケットをFEC動的中央局104に伝送できる1組の時間スロット110(3)が割り当て

40

50

られる（この場合は、それぞれの F E C 動的遠隔 1 から 4 に時間スロット（ D 1 , U 1 ） 、（ D 2 , U 2 ） 、（ D 3 , U 3 ） および（ D 4 , U 4 ））。このようなものとして、 F E C 動的中央局 1 0 4 は、それぞれの F E C 動的遠隔局 1 0 6 ダウンリンク誤り訂正可能なペアラデータパケットを传送し、同じ組の時間スロット 1 1 0 ( 3 ) の間にそれぞれの F E C 動的遠隔局 1 0 6 からアップリンク誤り訂正可能なペアラデータパケットを受信する。

#### 【 0 0 1 9 】

図 1 は、單一周波数組（ T D M A / F D D ）または單一周波数（ T D M A / D D ）上で F E C 動的中央局 1 0 4 と通信中の 4 つの F E C 動的遠隔局 1 0 6 だけを描いているが、現実には、 F E C 動的中央局 1 0 4 は、周波数または周波数組の幅広い範囲で、多くのそれ以外の F E C 動的遠隔局 1 0 6 と同時に通信する。

#### 【 0 0 2 0 】

図 4 A は、互いに通信している無線通信システム 1 0 0 の F E C 動的中央局 1 0 4 および F E C 動的遠隔局の 1 つのブロック図を描く。 F E C 動的中央局 1 0 4 と F E C 動的遠隔局 1 0 6 は、 F E C 動的中央局 1 0 4 と F E C 動的遠隔局 1 0 6 間の適切かつ効率的な通信を確実にするために相互適応型 F E C 機構を活用する。

#### 【 0 0 2 1 】

F E C 動的遠隔局 1 0 6 は、それ図 2 と図 3 に描かれているような T D M A / F D D または T D M A / T D D 機構に従って F E C 動的中央局 1 0 4 にアップリンク誤り訂正可能なペアラデータパケットを传送する。 F E C 動的遠隔局 1 0 6 は、誤り訂正可能なアップリンク誤り訂正可能なペアラデータパケットは、電気的に F E C 動的遠隔局 1 0 6 に結合される入出力装置 1 1 4 から発するアップリンクトラヒックデータを備える。該入出力装置 1 1 4 は、典型的には音声エンコーダ / デコーダまたは例えばパーソナルコンピュータ（ P C ）のようなデータソース / シンクである。プロセッサ 1 1 2 は、その間にアップリンクトラヒックデータが入出力装置 1 1 4 から転送される入出力装置 1 1 4 に結合され、入出力装置 1 1 4 と接続動作を実行する。單一アップリンクペアラデータパケットを形成するために、入出力装置 1 1 4 から転送されるアップリンクトラヒックデータの量は、プロセッサ 1 1 2 によって変えることができる。入出力装置 1 1 4 は、誤り検出エンコーダ 1 1 6 に電気的に結合され、アップリンクペアラデータパケットを誤り検出エンコーダ 1 1 6 に転送する。

#### 【 0 0 2 2 】

プロセッサ 1 1 2 も、誤り検出エンコーダ 1 1 6 に電気的に結合され、（例えば、 F E C 動的中央局 1 0 4 に知らせるステータスデータなどの）アップリンク制御データを誤り検出エンコーダ 1 1 6 に転送する。誤り検出エンコーダ 1 1 6 は、アップリンク制御データを含むアップリンクペアラデータパケットを付加する。誤り検出エンコーダ 1 1 6 は、巡回冗長検査（ C R C ）アルゴリズムに従って誤り訂正データを生成し、誤り検出データを含むアップリンクペアラデータパケットを付加する。しかしながら、誤り検出エンコーダ 1 1 6 は、本発明により教示される原理からそれることなく、その他の種類の誤り検出アルゴリズムを利用できる。

#### 【 0 0 2 3 】

誤り検出エンコーダ 1 1 6 は、アップリンク誤り訂正可能なペアラデータパケットを形成するために、誤り訂正データを誤り訂正アルゴリズム、この場合はハミング誤り訂正アルゴリズムに従ってアップリンクペアラデータパケットの上に付加する誤り訂正エンコーダ 1 1 8 に電気的に結合される。代替実施態様では、單一誤り訂正 / 誤り検出エンコーダが、誤り訂正エンコーダ 1 1 8 および誤り検出エンコーダ 1 1 6 を備える。

#### 【 0 0 2 4 】

誤り訂正エンコーダ 1 1 8 は、それが、オンコマンド（ on - command ）誤り無し（ no error ）訂正アルゴリズムを利用し、このようにして誤り無し訂正データを生成するように構成されるという点で動的である。つまり、アップリンク誤り訂正可能

10

20

30

40

50

ペアラデータパケットごとに伝送するために 20 % のオーバヘッドを必要とする誤り訂正データを生成する低レベルハミング誤り訂正アルゴリズム、あるいは、アップリンク誤り訂正可能ペアラデータパケットごとに伝送するために 100 % のオーバヘッドを必要とする誤り訂正データを生成する高レベルハミング誤り訂正アルゴリズムである。オーバヘッドのパーセンテージは、誤り訂正可能ペアラデータパケット内のトラヒックデータの量を基準にした誤り訂正データの量として定義される。さらに後述されるように、プロセッサ 112 は、誤り訂正エンコーダ 118 によって利用される特定の誤り訂正アルゴリズムを動的に選択する。代替実施態様では、誤り訂正エンコーダ 118 が使用できる誤り訂正アルゴリズムの特定の種類および量は、前述されたものから変化する。例えば、11 の誤り訂正アルゴリズムは、ハミング型であるか、あるいはそれ以外であるかに関係なく、0 % 10 と 100 % の範囲の間で 10 % 単位で変化する誤り訂正アルゴリズムのオーバヘッドで利用することができる。追加の代替実施態様では、誤り訂正アルゴリズムは可変であり、その結果誤り訂正アルゴリズムを選択するよりむしろ、誤り訂正アルゴリズムのオーバヘッドが変えられる。

#### 【 0025 】

誤り訂正エンコーダ 118 は、アップリンク誤り訂正可能ペアラデータパケットを搬送周波数に変調する変調器 120 に電気的に結合される。変調器 120 は、アップリンク誤り訂正可能ペアラデータパケットを增幅し、フィルタリングする送信機 122 に電気的に結合される。該送信機は、FEC 動的中央局 104 に無線でアップリンク誤り訂正可能ペアラデータパケットを伝送するアンテナ 124 に電気的に結合される。 20

#### 【 0026 】

FEC 動的遠隔局 106 は、図 2 と図 3 にそれぞれ描かれている、TDM / FDD または TDM / TDD 機構に従って、FEC 動的中央局 104 からダウンリンク誤り訂正可能ペアラデータパケットも受信する。アップリンクペアラデータ伝送でのように、FEC 動的遠隔局プロセッサ 112 が、ダウンリンクペアラデータ受信のタイミングを調整する。ダウンリンク誤り訂正可能ペアラデータパケットは、FEC 動的中央局 104 に電気的に結合される入出力装置 114' から発するダウンリンクトラヒックデータを備える。無線通信システム 100 の FEC 動的中央局 104 側での入出力装置 114' は、典型的には、例えば、公衆加入電話網 (PSTN) などの通信網、または例えばインターネットなどのデータネットワークへのインターフェースである。 30

#### 【 0027 】

アンテナ 124 は、FEC 動的中央局 104 から無線でダウンリンク誤り訂正可能ペアラデータパケットを受信する。アンテナ 124 は、ダウンリンク誤り訂正可能ペアラデータパケットチャネルを選択する受信機 126 に電気的に結合される。受信機 126 は、無線周波数搬送波からダウンリンク誤り訂正可能ペアラデータパケットを抽出する復調器 128 に電気的に結合される。

#### 【 0028 】

復調器 128 は、誤り訂正アルゴリズム、この場合にはハミング誤り訂正アルゴリズムに従ってダウンリンク誤り訂正可能ペアラデータパケットを処理し、訂正する誤り訂正デコーダ 130 に電気的に結合される。誤り訂正エンコーダ 118 のように、誤り訂正デコーダ 130 は、それが現在の誤り訂正可能ペアラデータパケットに適用されるエンコーダアルゴリズムに一致した方法で動作するように構成されるという点で動的である。さらに後述するように、プロセッサ 112 は、誤り訂正デコーダ 130 によって利用されなければならない特定の誤り訂正アルゴリズムを選択する。代替実施態様では、誤り訂正デコーダ 130 が使用できる誤り訂正アルゴリズムの特定の種類および量は、前述されたものから変化する。 40

#### 【 0029 】

誤り訂正デコーダ 130 は、利用される特定の誤り訂正アルゴリズムの範囲内でダウンリンク誤り訂正可能ペアラデータパケットを訂正するだけである。誤り訂正デコーダ 130 は残留誤りのある訂正済みダウンリンク誤り訂正可能ペアラデータパケットを出力できる 50

。

## 【0030】

誤り訂正デコーダ130は、CRC誤り検出アルゴリズムなどの誤り検出アルゴリズムに従って訂正済みのダウンリンク誤り訂正可能ペアラデータパケット内のあらゆる残留誤りを処理し、検出する誤り検出デコーダ132に電気的に結合され、訂正済みのダウンリンク誤り訂正可能ペアラデータパケットを誤り検出デコーダ132に転送する。しかしながら、誤り検出デコーダ132は、本発明により教示される原理からそれることなく、それ以外の種類の誤り検出アルゴリズムを利用することができます。代替実施態様では、单一誤り訂正／誤り検出デコーダが、誤り訂正デコーダ130および誤り検出デコーダ132を備える。

10

## 【0031】

誤り検出デコーダ132は、ダウンリンク制御データを訂正済みダウンリンクペアラデータパケットから分離し、訂正済みペアラデータパケットが依然として誤りを有するという表示を提供し、ペアラデータパケット再送を開始してよい。誤り検出デコーダ132は、入出力装置114に電気的に結合され、ダウンリンクペアラデータパケットを入出力装置114にダウンリンクトラヒックデータとして転送する。誤り検出デコーダ132は、プロセッサ112にも電気的に結合され、制御データをプロセッサ112に転送する。プロセッサ112は、ダウンリンクトラヒックデータが入出力装置114に転送される間に入出力装置114に電気的に結合され、入出力装置114と接続動作を実行する。入出力装置114に転送されるダウンリンクトラヒックデータの量は、プロセッサ112によって変えることができる。

20

## 【0032】

FEC動的遠隔局プロセッサ112は、FEC動的遠隔局106の伝送機能と受信機能のタイミングを制御するだけではなく、本発明の相互動的FEC機構を調整するために、内部的に構成され、入出力装置114、誤り訂正エンコーダ118、誤り訂正デコーダ130、および誤り検出デコーダ132と並べられる。

## 【0033】

図5Aに示されているように、FEC動的遠隔局プロセッサ112は、FEC動的遠隔局106内で処理機能を実行する中央処理装置(CPU)134を備える。プロセッサ112は、さらに、FEC動的遠隔局106が、アップリンク誤り訂正可能ペアラデータパケットを動的に生成し、本発明に従ってダウンリンク誤り訂正可能ペアラデータパケットを訂正できるようにする命令を備える。これらの命令は、好ましくは、例えばROMチップなどのメモリ、あるいは実装されているか、あるいはCPU134から別個のどちらかであるASICなどの固定論理回路に埋め込まれているコンピュータソフトウェアプログラムの形を取る。FEC動的遠隔局プロセッサ112は、さらに、無線通信システム100によって利用されるFEC機構に関するステータステータの記憶のための多様なメモリロケーションを備える。図解の目的のために、これらのメモリロケーションは、レジスタとして図5Aに描かれている。しかしながら、データの記憶およびアクセスに対処するあらゆるメモリ記憶伝達手段を利用できることは理解する必要がある。

30

## 【0034】

FEC動的遠隔局プロセッサ112は、誤り訂正エンコーダ118および誤り訂正デコーダ130によって利用されるそれぞれの誤り訂正アルゴリズムを追跡調査する。プロセッサ112は、誤り訂正データを含む現在のアップリンク誤り訂正可能ペアラデータパケットを付加するために、FEC動的遠隔局106によって利用される誤り訂正アルゴリズムの種類およびレベルを示すデータ値(A)を記憶する、アップリンクアルゴリズム仕様レジスタ136を備える。アップリンクアルゴリズム仕様レジスタ136に記憶されている該データ値(A)は、誤り無し訂正アルゴリズムを示す「0」、低レベル誤り訂正アルゴリズムを示す「1」、または高レベル誤り訂正アルゴリズムを示す「2」に等しい。再び、本発明は、これらの特定の誤り訂正アルゴリズムに制限されず、これらの特定の誤り訂正アルゴリズムに制限されず、本発明により教示される原理から逸脱することなく、その

40

50

他の種類の誤り訂正アルゴリズムを含むことができる。図4に示されているように、プロセッサ112は、アップリンクアルゴリズム仕様レジスタ136にアクセスした後、誤り訂正エンコーダ118に制御信号を伝送することができ、誤り訂正データを含む現在のアップリンク誤り訂正可能ベアラデータパケットを付加するときに、誤り訂正エンコーダ118によって利用される特定の誤り訂正アルゴリズムを指定する。

#### 【0035】

FEC動的遠隔局プロセッサ112は、誤り訂正データを含む現在のダウンリンク誤り訂正可能ベアラデータパケットを訂正するために、FEC動的遠隔局106によって利用される誤り訂正アルゴリズムの種類およびレベルを示すデータ値(B)を記憶する、ダウンリンクアルゴリズム指定レジスタ138を備える。ダウンリンクアルゴリズム指定レジスタ138に記憶されるデータ値(B)は、誤り無し訂正アルゴリズムを示す「0」、低レベル訂正アルゴリズムを示す「1」、または高レベル誤り訂正アルゴリズムを示す「2」のどれかに等しい。図4Aに示されるように、プロセッサ112は、誤り訂正デコーダ130に電気的に結合され、その結果プロセッサ112は、CPU134がダウンリンクアルゴリズム指定レジスタ138にアクセスした後に、誤り訂正デコーダ130に制御信号を伝送し、現在のダウンリンク誤り訂正可能ベアラデータパケットを訂正するときに、誤り訂正デコーダ130によって利用される特定の誤り訂正アルゴリズムを指定する。

#### 【0036】

図7に示されるように、周期的に繰り返す時間フレーム108は、周期的に繰り返すマルチフレーム156に分類される。時間フレーム108は、一般的には、図2に示されているTDMA/FDDフォーマット済みダウンリンク時間フレーム108(1)およびアップリンク時間フレーム108(2)、および図3に示されているTDMA/TDDフォーマット済みダウンリンク/アップリンク時間フレーム108(3)を表す。マルチフレーム156は、一般的には、それぞれTDMA/FDDフォーマット済みダウンリンク時間フレーム108(1)およびアップリンク時間フレーム108(2)を備えるダウンリンクマルチフレーム156(1)、およびアップリンク時間フレーム108(2)、ならびにTDMA/TDDフォーマット済みダウンリンク/アップリンク時間フレーム108(3)を備えるダウンリンク/アップリンクマルチフレーム156(3)を表す。各マルチフレーム156内の時間フレーム108の数は、その間にFEC動的遠隔局112が誤り訂正アルゴリズムを選択する特定の時間フレーム108によって決まる。すなわち、プロセッサ112は、固定数の時間フレーム108を有さない可能性がある、マルチフレーム156の最後の時間フレーム108と見なされる特定の時間フレーム108の間に誤り訂正アルゴリズムを選択するだけである。

#### 【0037】

プロセッサ112は、現在のマルチフレーム156内で経過した時間フレーム108の数を示すデータ値(i)を記憶する時間フレーム増分レジスタ140を備える。図4Aに図示されるように、誤り検出デコーダ132はプロセッサ112に電気的に結合され、その結果誤り訂正デコーダ132は、ダウンリンク誤り訂正可能ベアラデータパケットの受信を示す制御信号をプロセッサ112に送信できる。ダウンリンク誤り訂正可能ベアラデータパケットがFEC動的遠隔局106によって受信されたことを示す誤り検出デコーダ132から送信される制御信号ごとに、時間フレーム増分レジスタ140内のデータ値(i)は、1増分する。プロセッサ112は、その間にプロセッサ112が誤り訂正アルゴリズムを選択する現在のマルチフレーム156の時間フレーム108を示すデータ値(L)を記憶するマルチフレームレジスタ142を備える。データ値(L)は、現在のマルチフレーム156内の時間フレーム数108を指定することにより設定される。

#### 【0038】

CPU134は、時間フレーム増分レジスタ140内のデータ値(i)をマルチフレームレジスタ142内のデータ値(L)と比較し、現在の時間フレーム108が現在のマルチフレーム156内の最後の時間フレーム108であるかどうか、このようにして誤り訂正アルゴリズムが現在選択されなければならないかどうかを判断する。例えば、データ値(

10

20

30

40

50

L) が 100 に設定される場合、現在のマルチフレーム 156 は 100 個の時間フレーム 108 を含む。CPU134 は、データ値 (i) が 100 に等しい場合に誤り訂正アルゴリズムを選択し、100 個の時間フレーム 108 の現在の集合の 100 番目および最後の時間フレーム 108 を示す。

【0039】

FEC 動的遠隔局プロセッサ 112 は、 FEC 動的遠隔局 106 と FEC 動的中央局 104 間の通信チャネルの誤り率レベルを、さらに特定すると、現在のマルチフレーム 156 の間に伝送されたダウンリンク誤り訂正可能ペアラデータパケットの実際のブロック誤り率 (BLER) を決定する。この明細書の目的のため、現在の BLER レベルは、現在の BLER またはそのあらゆる概算を参照することに注目する必要がある。プロセッサ 112 は、少なくとも 1 つの残留誤り、つまり欠陥のある訂正されたダウンリンクペアラデータパケットが存在する補正済みダウンリンクペアラデータパケットの数に等しいデータ値 (j) を記憶する BLER 増分レジスタ 144 を備える。現在の BLER レベルは、データ値 (j) から求めることができる。できる。誤り検出デコーダ 132 はプロセッサ 112 に電気的に結合され、その結果誤り検出デコーダ 132 は、プロセッサ 112 に、欠陥のある補正済みダウンリンクペアラデータパケットの存在を示す誤り検出デコーダ 132 から送信される制御信号ごとに、BLER 増分レジスタ 144 内のデータ値 (j) が 1、増分される。

【0040】

前述したように、現在のマルチフレーム 156 の最後の時間フレーム 108 の間、FEC 動的遠隔局プロセッサ 112 は、次のマルチフレーム 156 の間に、FEC 動的中央局 104 の誤り訂正エンコーダ 118'、および FEC 動的遠隔局 106 の誤り訂正デコーダ 130 によって利用される 3 つの誤り訂正アルゴリズムの内の 1 つを選択する。プロセッサ 112 は、それぞれ、そのトリガが現在の誤り訂正アルゴリズムが堅牢すぎることを示す最小許容 BLER レベル、およびそのトリガが現在の誤り訂正アルゴリズムが十分に堅牢ではないことを示す最大許容 BLER レベルを示すデータ値 (M) および (N) を記憶する、最小 BLER 閾値設定レジスタ 146 および最大 BLER 閾値設定レジスタ 148 を備える。このようにして、データ値 (M) は、次に低い誤り訂正アルゴリズムの選択をトリガする現在の BLER レベルに等しい最小 BLER 閾値レベルを指定することによって設定される。同様に、データ値 (N) は、次に高い誤り訂正アルゴリズムの選択をトリガする現在の BLER レベルに等しい最大 BLER 閾値レベルを指定することによって設定される。データ値 (N) は、データ値 (M) が表すより高い閾値を表すため、データ値 (N) はデータ値 (M) より大きい。

【0041】

CPU134 は、それぞれ BLER 増分レジスタ 144 内のデータ値 (j) を、最小 BLER 閾値設定レジスタ 146 内のデータ値 (M) および最大 BLER 閾値設定レジスタ 148 内のデータ値 (N) に比較し、どの誤り訂正アルゴリズムが選択されるのかを決定する。例えば、データ値 (M) が 5 に設定され、データ値 (N) が 15 に設定されると、CPU134 が、データ値 (j) が 5 未満である場合に、次に低い誤り訂正アルゴリズムを選択する。このケースでは、高レベル誤り訂正アルゴリズムが現在使用されている場合、CPU134 は低レベル誤り訂正アルゴリズムを選択し、低レベル誤り訂正アルゴリズムまたは誤り無し訂正アルゴリズムが現在使用されている場合には、CPU134 が誤り無し訂正アルゴリズムを選択する。データ値 (j) が 5 に等しいか、それよりも大きく、15 に等しいか、それよりも少ない場合、CPU134 は現在の誤り訂正アルゴリズムを選択する。データ値 (j) が 15 より大きい場合、CPU134 は次に高い誤り訂正アルゴリズムを選択する。このケースでは、低レベル誤り訂正アルゴリズムまたは高レベル誤り訂正アルゴリズムが現在使用されている場合、CPU134 が高レベル誤り訂正アルゴリズムを選択し、誤り無し訂正アルゴリズムが現在使用されている場合には、CPU134 は低レベル誤り訂正アルゴリズムを選択する。

10

20

30

40

50

## 【0042】

このようにして、CPU134は、最小閾値と最大閾値の間で欠陥のある訂正されたダウンリンクベアラデータパケットの数を維持し、その結果、同時に過剰なオーバヘッドを生じさせない一方で、現在のLERレベルを許容レベルに維持する誤り訂正アルゴリズムが利用される。誤り訂正アルゴリズムの選択は、選択された誤り訂正アルゴリズムが、現在利用されている誤り訂正アルゴリズムに基づいているという点で相対的であることに注目する必要がある。

## 【0043】

通信路の品質が経時的に大きく異なることがある動的通信状態の間、マルチフレームレジスタ142内のデータ値(L)は、相対的に低い値に設定され、その結果、無線通信システム100は、動的通信状態を迅速に補償することができる。通信路の品質が経時的にほとんど変化しない安定した通信状態の間、マルチフレームレジスタ142内のデータ値(L)は相対的に高い値に設定され、その結果、無線通信システム100は、CPU処理時間を必要に使用しない。

10

## 【0044】

プロセッサ112は、動的通信状態を決定し、ときおり、マルチフレームレジスタ142内のデータ値(L)を調整することによって指定されたマルチフレーム156内の時間フレーム108の数を調整する。プロセッサ112は、CPU134が同じ誤り訂正アルゴリズムを選択した連続回数を示すデータ値(k)を記憶する動的増分レジスタ150を備える。CPU134は、過去のマルチフレーム156の最後の時間フレーム108内のCPU134によって選択されたものとして、現在のマルチフレーム156の最後の時間フレーム108内で同じ誤り訂正アルゴリズムを選択する場合、CPU134は、動的増分レジスタ内のデータ値(k)を1、増分する。

20

## 【0045】

プロセッサ112は、それぞれ低安定性閾値を示すデータ値(P)および高安定性閾値を示すデータ値(Q)を記憶する、低安定性閾値設定レジスタ152および高安定性閾値設定レジスタ154を備える。データ値(P)は、次のマルチフレーム156(つまり、データ値(L))内で時間フレーム108の数を減少するか、あるいは維持するかのどちらかを選択することの根拠となる同じ誤り訂正アルゴリズムが連続して選択される回数に等しい低安定性閾値を指定することにより設定される。データ値(Q)は、次のマルチフレーム156内で時間フレーム108の数を維持するか、あるいは増加するかのどちらかを選択することの根拠となる同じ誤り訂正アルゴリズムが連続して選択される回数に等しい高安定性閾値を指定することにより設定される。データ値(Q)は、データ値(P)が表すより高い閾値を表すため、データ値(Q)はデータ値(P)より大きい。

30

## 【0046】

異なる誤り訂正アルゴリズムが選択される場合、CPU134は、低安定性閾値設定レジスタ152でデータ値(k)をデータ値(P)に比較し、マルチフレームレジスタ142内のデータ値(L)を減少する必要があるのか、あるいは維持する必要があるのかを判断する。この場合、データ値(k)は、データ値(L)を増加する必要性が高度に安定した通信路によってだけトリガされるため、高安定性閾値設定レジスタ154内のデータ値(Q)に比較する必要はない。

40

## 【0047】

同じ誤り訂正アルゴリズムが選択されると、CPU134は、データ値(k)を、高安定性閾値設定レジスタ152内のデータ値(Q)に比較し、マルチフレームレジスタ142内のデータ値(L)を増加する必要があるのか、あるいは維持する必要があるのかを判断する。この場合、データ値(k)は、データ値(L)を減少する必要性は、高度に動的な通信路によってトだけリガされるため、低安定性閾値設定レジスタ152内のデータ値(P)に比較する必要はない。

## 【0048】

このようにして、非制限例として、データ値(P)が10に設定されると、データ値(Q)

50

) は 30 に設定され、データ値 (L) は、データ値 (k) が別の誤り訂正アルゴリズムの選択時に 10 未満である場合には減少され、データ値 (k) が同じ誤り訂正アルゴリズムの選択時に 30 より大きいまたは 30 に等しい場合には増加され、他のすべてのケースでは維持される。

【0049】

あるいは、前述したように、同じ誤り訂正アルゴリズムの選択が発生する連続回数に基づいてマルチフレームレジスタ 142 内でデータ値 (L) を変える代わりに、データ値 (L) の分散は、誤り訂正アルゴリズムが、設定された数のマルチフレームで変更された、あるいは変更されなかった回数の比率に基づくようにすることもできる。

【0050】

図 4B を参照すると、FEC 動的遠隔局 206 の代替実施態様が示されている。この実施態様では、前述したように誤り検出デコーダ 132 によって受け取られた欠陥のある補正されたダウンリンクベアラデータパケットの数に基づいて現在の BER レベルを決定する代わりに、現在のビット誤り率 (BER) レベルは、誤り訂正デコーダ 130 によって受け取られるダウンリンクベアラデータパケットでのビット誤り数を測定することによって決定される。本明細書の目的のため、現在の BER レベルは実際の BER あるいはそのあらゆる概算を指すことに注目を要する。FEC 動的遠隔局 206 は、誤り訂正デコーダ 130 がそこに、補正されていないダウンリンクベアラデータパケット内に存在するビット誤り数を示す制御信号を転送するために、プロセッサ 212 に電気的に結合される点を除いては、FEC 動的遠隔局 16 に類似している。

10

【0051】

図 5B に示されているように、プロセッサ 212 は、BER 増分レジスタ 144、最小 BER 閾値設定レジスタ 140 および最大 BER 閾値設定レジスタ 148 の代わりに、プロセッサ 212 が、BER 増分レジスタ 244、第 1 レベル BER 閾値設定レジスタ 246、および第 2 レベル BER 閾値設定レジスタ 248 を含む点を除いては、プロセッサ 112 に類似している。BER 増分レジスタ 244 は、FEC 動的遠隔局 204 によって受信されるビット誤り数に等しいデータ値 (p) を記憶する。現在の BER レベルは、データ値 (p) から決定することができる。誤り訂正デコーダ 130 から送信される、訂正されていないダウンリンクベアラデータブロック内のビット誤り数を示す制御信号ごとに、BER 増分レジスタ 244 内のデータ値 (p) はその数で増分される。

20

【0052】

第 1 レベル BER 閾値設定レジスタ 246 は、誤り無し訂正アルゴリズムと低レベル誤り訂正アルゴリズム間の BER 閾値レベルを示すデータ値 (R) を記憶する。第 2 レベル BER 閾値設定レジスタ 248 は、低レベル誤り訂正アルゴリズムおよび高レベル誤り訂正アルゴリズムの選択の間の BER 閾値レベルを示すデータ値 (S) を記憶する。このようにしてデータ値 (R) とデータ値 (S) は、それぞれ、誤り無し訂正アルゴリズム、低レベル誤り訂正アルゴリズム、および高レベル誤り訂正アルゴリズムの選択という結果になるビット誤り率の 3 つの範囲を確定することによって設定される。

30

【0053】

CPU 234 は、それぞれ BER 増分レジスタ 244 内のデータ値 (p) を、第 1 レベル BER 閾値設定レジスタ 246 内のデータ値 (R) および第 2 レベル BER 閾値レベル内のデータ値 (S) と比較し、どの誤り訂正アルゴリズムが選択されるのかを判断する。例えば、データ値 (R) が 20 に設定され、データ値 (S) が 50 に設定されると、CPU 234 は、データ値 (p) が 20 未満である場合には誤り無し訂正アルゴリズムを選択し、データ値 (p) が 20 に等しいか、それよりも大きい、および 50 未満である場合に低レベル誤り訂正アルゴリズムを選択し、データ値 (p) が 50 に等しいか、それよりも大きい場合には高レベル誤り訂正アルゴリズムを選択する。

40

【0054】

閾値レベルの数が誤り訂正アルゴリズムより 1 少ない数に等しいことに注目を要する。このようにして、11 の誤り訂正アルゴリズムが選択できる場合、10 の閾値レベルが、欠

50

陥のあるビット値の 11 の範囲を定義するために必要とされる。このようにして、11 の誤り訂正アルゴリズムを選択できる場合、10 の閾値レベルが欠陥のあるビット値の 11 の範囲を定めるために必要とされる。

#### 【0055】

また、誤り訂正デコーダ 130 によって受信される欠陥のあるビット数を測定することによって、現在の BER レベルをさらに正確に得ることができることにも注目する必要がある。すなわち、この代替方法は、訂正のためにそれ以外の場合には検出されないビット誤りだけではなく、各ダウンリンクペアラデータパケット内の複数のビット誤りも考慮に入れる。さらに、現在の BER レベルは訂正後の誤りの検出に基づいていないため、誤り訂正アルゴリズムの絶対的な選択を達成することができる。すなわち、誤り訂正アルゴリズムの選択は、現在利用されている誤り訂正アルゴリズムには基づいておらず、さらに柔軟な誤り訂正アルゴリズム選択プロセスを容易にする。このようにして、現在使用されている誤り訂正アルゴリズムが誤り無し訂正アルゴリズムである場合にも、高レベル誤り訂正アルゴリズムが選択でき、逆も同じである。

10

#### 【0056】

プロセッサ 112 は、FEC 動的中央局 104 と現在通信中の FEC 動的遠隔局 106 に関する情報だけではなく、その間に FEC 動的遠隔局 106 がそれぞれアップリンク誤り訂正可能ペアラデータパケットを伝送し、ダウンリンク誤り訂正可能ペアラデータパケットを受信する時間スロット 110 に関する情報も記憶するレジスタなど他のレジスタを備える。

20

#### 【0057】

好ましくは、FEC 動的遠隔局 106 は、デジタル化、ソースコーディングと復号、インタリープとデインタリープ (de-interleaving)、バーストフォーマット、または暗号化と復号の機能の任意の組み合わせを含む。しかしながら、簡略さおよび図解の容易さのため、これらの機能を示していないし、記載していない。

#### 【0058】

無線通信システム 100 によって利用されている動的な FEC 機構は相互的であるため、FEC 動的中央局 104 の構成部分は FEC 動的遠隔局 106 の構成部分に類似している。すなわち、図 4A に示されているように、FEC 動的中央局 104 は、FEC 動的遠隔局 106 のように、誤り訂正可能ペアラデータパケットの FEC 動的遠隔局 106 への伝送を容易にするために、互いに、そしてプロセッサ 112' と入出力装置 114' とともに構成され配置される、誤り検出エンコーダ 116'、誤り訂正エンコーダ 118'、変調器 120'、送信機 122'、およびアンテナ 124' を備える。同様に、FEC 動的中央局 104 は、さらに、FEC 動的遠隔局 106 によって伝送される誤り訂正可能ペアラデータパケットの受信を容易にするために、互いに、そしてプロセッサ 112'、アンテナ 124' および入出力装置 114' とともに構成され配置される、受信機 126'、復調器 128'、誤り訂正デコーダ 130'、および誤り検出デコーダ 132' を備える。

30

#### 【0059】

図 6 に示されるように、FEC 動的中央局プロセッサ 112' は、FEC 動的遠隔局プロセッサ 112 のように、FEC 動的中央局 104 内の処理機能のすべてを実行する CPU 134' を備える。プロセッサ 112' は、さらに、FEC 動的遠隔局 106 が、ダウンリンク誤り訂正可能ペアラデータパケットを動的に生成し、アップリンク誤り訂正可能ペアラデータパケットを動的に訂正できるようにする命令を備える。これらの命令はレジスタ、特に、データ値 (A') を記憶するダウンリンクアルゴリズム仕様レジスタ 136'、データ値 (B') を記憶するアップリンクアルゴリズム仕様レジスタ 138'、データ値 (i') を記憶する時間フレーム増分レジスタ 140'、データ値 (L') を記憶するマルチフレームレジスタ 142'、データ値 (j') を記憶する BLER 増分レジスタ 144'、データ値 (M') を記憶する最小 BLER 閾値設定レジスタ 146'、データ値 (N') を記憶する最大閾値設定レジスタ 148'、データ値 (k') を記憶する動的増

40

50

分レジスタ 150'、データ値 (P) を記憶する低安定性閾値設定レジスタ 152'、およびデータ値 (Q) を記憶する高安定性閾値設定レジスタ 154' の形を取る。

【0060】

プロセッサ 112' が現在の BLER レベルの測定を考慮していることに注目を要する。同様に、図示されていないが、FEC 動的中央局プロセッサは、ほとんど FEC 動的遠隔局プロセッサ 212 のように、現在の BER レベルの測定を提供するために利用することができることにも注目を要する。

【0061】

さらに、本発明の原理を記載する上での簡略さのため、FEC 動的中央局 104 の構成部分だけが、図 4A、図 4B および図 6 に示されているように、ダウンリンク周波数とアップリンク周波数 (TDMA / FDD) の単一組または単一ダウンリンク / アップリンク周波数組 (TDMA / TDD) を介して多様な FEC 動的遠隔局 106 と通信するために必要であることに注目する必要がある。実際には、FEC 動的中央局 104 は、ダウンリンク周波数とアップリンク周波数の組の範囲、またはダウンリンク / アップリンク周波数で多数の FEC 動的遠隔局 106 と通信し、マルチプレクサおよびデマルチプレクサなどの FEC 動的遠隔局 104 では利用されないそれ以外の構成部品を含む。さらに、FEC 動的中央局プロセッサ 112' は、無線通信システム 100 のシステム容量、つまり FEC 動的中央局 104 が通信することができる FEC 動的遠隔局 106 の数に等しい数多くのレジスタセットを含む。

【0062】

FEC 動的中央局 104 によって利用される FEC 機構は、FEC 動的遠隔局 106 によって利用される FEC 機構とは無関係であり、このようにして誤り訂正データを含むダウンリンク誤り訂正可能ペアラデータパケットを付加するために FEC 動的中央局 104 プロセッサ 112' によって選択される誤り訂正アルゴリズムは、必ずしも誤り訂正データを含むアップリンク誤り訂正可能ペアラデータパケットを付加するために FEC 動的遠隔局プロセッサ 112 によって選択される誤り訂正アルゴリズムに一致しないことにも注目する必要がある。また、本発明は、上述した左右相称の動的 FEC 機構を利用するが、片側のみまたは非対称の動的 FEC 機構を利用する無線通信システムも含むことがあるそれらの無線通信システムに制限されない。

【0063】

次に、無線通信システム 100 の動作を説明する。FEC 動的中央局 104 と FEC 動的遠隔局 106 間の初期接続動作の間、識別データ、時間スロット割当てデータ、および周波数割当てデータなどの起動データだけではなく、無線通信システム 100 の FEC 機構の初期の詳細に関するデータも、FEC 動的中央局 104 と FEC 動的遠隔局 106 の間で通信される。

【0064】

無線通信システム 100 が TDMA / FDD フォーマットを利用する場合、ダウンリンクおよびアップリンク周波数は異なり、FEC 動的遠隔局 106 は、図 2 に描かれているように、それぞれの独立した時間フレーム 108(1) と 108(2) のジグザグ配列の時間スロット 110(1) と 110(2) の間に誤り訂正可能ペアラデータパケットを送信し、受信する。無線通信システム 100 が TDMA / TDD フォーマットを利用する場合は、ダウンリンク周波数とアップリンク周波数は同じであり、FEC 動的遠隔局 106 が、図 3 に描かれているように、単一時間フレーム 108(3) のさまざまな時間スロット 110(3) の間に誤り訂正可能ペアラデータパケットを送信、受信する。周波数および時間スロットの割当ては、FEC 動的中央局 104 によって調整される。

【0065】

FEC 動的中央局 104 と FEC 動的遠隔局 106 間での初期接続動作の後、FEC 動的中央局プロセッサ 112 および FEC 動的遠隔局プロセッサ 112 のレジスタが初期化され、ダウンリンク誤り訂正可能ペアラデータパケットおよびアップリンク誤り訂正可能ペアラデータパケットが、FEC 動的中央局 104 と FEC 動的遠隔局 106 間で交互に伝

10

20

30

40

50

送される。

【0066】

T D M A / F D D フォーマット済みシステム 100 に関して、F E C 動的中央局 104 は、選択された誤り訂正アルゴリズムに従って、誤り訂正データを含むダウンリンク誤り訂正可能ペアラデータパケットを付加し、ダウンリンクマルチフレーム 156 (1) のそれぞれのダウンリンク時間フレーム 108 (1) 内の F E C 動的遠隔局 106 へこれらの誤り訂正可能ペアラデータパケットを传送する。F E C 動的遠隔局 106 は、選択された誤り訂正アルゴリズムに従って誤り訂正可能ペアラデータパケットを訂正し、ダウンリンクマルチフレーム 156 (1) 上で受信されるペアラデータに基づいて、ダウンリンクマルチフレーム 156 (1) の最後のダウンリンク時間フレーム 108 (1) の間に、F E C 動的中央局 104 と F E C 動的遠隔局 106 間のダウンリンク通信路の現在の B E R レベルを決定する。F E C 動的遠隔局 106 は、現在の B E R レベルに基づいて、それぞれ次のダウンリンクマルチフレーム 156 (1) のそれぞれのダウンリンク時間フレーム 108 (1) の間に伝送されるダウンリンク誤り訂正可能ペアラデータパケットをそれぞれ付加し、訂正するために、F E C 動的中央局 104 と F E C 動的遠隔局 106 によって利用される誤り訂正アルゴリズムを選択する。

【0067】

同様に、F E C 動的遠隔局 106 は、選択された誤り訂正アルゴリズムに従って誤り訂正データを含むアップリンク誤り訂正可能ペアラデータパケットを付加し、それぞれこれらの誤り訂正可能ペアラデータパケットを、アップリンクマルチフレーム 156 (2) のそれぞれのアップリンク時間フレーム 108 (2) 内の F E C 動的中央局 104 に伝送する。F E C 動的中央局 104 は、選択された誤り訂正アルゴリズムに従って誤り訂正可能ペアラデータパケットを訂正し、アップリンクマルチフレーム 156 (2) 全体で受信されるペアラデータに基づいて、アップリンクマルチフレーム 156 (2) の最後のアップリンク時間フレーム 108 (2) の間に F E C 動的中央局 104 と F E C 動的遠隔局 106 の間のアップリンク通信チャネルの現在の B E R レベルを決定する。F E C 動的中央局 104 は、次のアップリンクマルチフレーム 156 (2) のそれぞれのアップリンク時間フレーム 108 (2) の間に伝送されるアップリンク誤り訂正可能ペアラデータパケットをそれぞれ付加し、訂正するために、現在の B E R レベルに基づいて、F E C 動的遠隔局 106 および F E C 動的中央局 104 によって利用される誤り訂正アルゴリズムを選択する。

【0068】

図 4 から図 8、特に図 8 を参照すると、F E C 動的中央局プロセッサ 112' および F E C 動的遠隔局プロセッサ 112 は、本発明の動的 F E C 機構に従って各ダウンリンクマルチフレーム 156 (1) のそれぞれのダウンリンク時間フレーム 108 (1) の間に連続誤り訂正可能ペアラデータパケットのダウンリンク传送を達成する上で多様なステップを実行する。

【0069】

ステップ 158 では、F E C 動的中央局プロセッサ 112' および F E C 動的遠隔局プロセッサ 112 のデータレジスタが初期化される。F E C 動的中央局プロセッサ 112' のダウンリンクアルゴリズム仕様レジスタ 136' のデータ値 (A') 、および F E C 動的遠隔局プロセッサ 112 のダウンリンクアルゴリズム仕様レジスタ 138 のデータ値 (B) は、誤り訂正データを生成するために F E C 動的中央局 104 によって、および第 1 ダウンリンク誤り訂正可能ペアラデータパケットを処理、訂正するために F E C 動的遠隔局 106 によって、初期およびそれ利用される特定の誤り訂正アルゴリズムを指定するために、当初ともに「0」、「1」または「2」に設定される。初期データ値 (A') および (B) は、特定のシステム要件に依存する。

【0070】

F E C 動的遠隔局プロセッサ 112 のそれぞれの時間フレーム増分レジスタ 140 、 B L E R 増分レジスタ 144 、および動的増分レジスタ 150 内のデータ値 (i) 、 (j) お

10

20

30

40

50

および( k )は、「0」に初期化される。マルチフレームレジスタ 142 内のデータ値( L )は、第1マルチフレーム 156 内の時間フレーム 108 の数を設定するために初期化される。最小 BLER 闘値設定レジスタ 146 内のデータ値( M )および最大 BLER 闘値設定レジスタ 148 内のデータ値( N )は、それぞれ最小 BLER 闘値レベルおよび最大 BLER 闘値レベルを設定するために初期化される。低安定性闘値設定レジスタ 152 内のデータ値( P )、および高安定性闘値設定レジスタ 154 内のデータ値( Q )は、それぞれ低安定性闘値および高安定性闘値を設定するために初期化される。初期データ値( L )、( M )、( N )、( P )、および( Q )は、無線通信システム 100 の詳細とともに変化し、それに応じて設定される。

## 【0071】

10

ステップ 160 から 176 では、FEC 動的中央局プロセッサ 112' および FEC 動的遠隔局 112 は、現在の誤り訂正アルゴリズムに従ってそれぞれ誤り訂正エンコーダ' 118 および誤り検出デコーダ 132 を構成し、現在のマルチフレーム 156 の間にそれらのダウンリンク誤り訂正可能ペアラデータパケットの伝送、受信および訂正を調整し、次のマルチフレーム 156 の間に利用される誤り訂正アルゴリズムを選択する。

## 【0072】

ステップ 160 では、FEC 動的中央局プロセッサ 112' が、誤り訂正エンコーダ 118' を構成し、その結果、それは、現在のダウンリンク誤り訂正可能ペアラデータパケットに付加されなければならない誤り訂正データを生成するために、ダウンリンクアルゴリズム指定レジスタ 136' に指定される特定の誤り訂正アルゴリズムを利用する。CPU 134' は、現在のデータ値( A' )を得るためにダウンリンクアルゴリズム仕様レジスタ 136' にアクセスする。データ値( A' )が「0」に等しい場合、プロセッサ 112' は、誤り無し補正アルゴリズムが利用されることを示す制御信号を誤り訂正エンコーダ 118' に送信する。データ値( A' )が「1」に等しい場合、プロセッサ 112' は、低レベル誤り訂正アルゴリズムが利用されることを示す制御信号を、誤り訂正エンコーダ 118' に送信する。データ値( A' )が「0」または「1」を除く任意の値に等しい場合、プロセッサ 112' は、高レベル誤り訂正アルゴリズムが利用されることを示す制御信号を誤り訂正エンコーダ 118' に送信する。

20

## 【0073】

30

ステップ 162 では、FEC 動的遠隔局プロセッサ 112 は誤り訂正デコーダ 130 を構成し、その結果それは、現在のダウンリンク誤り訂正可能ペアラデータパケットを処理し、訂正するためにダウンリンクアルゴリズム仕様レジスタ 138 に指定される特定の誤り訂正アルゴリズムを利用する。CPU 134 は、現在のデータ値( B )を得るためにダウンリンクアルゴリズム仕様レジスタ 138 にアクセスする。データ値( B )は「0」に等しい場合、プロセッサ 112 は、誤り無し訂正アルゴリズムが利用されなければならないことを示す制御信号を誤り訂正でコーダ 130 に送信する。データ値( B )が「1」に等しい場合、プロセッサ 112 は、低レベル誤り訂正アルゴリズムが利用されなければならないことを示す制御信号を誤り訂正デコーダ 130 に送信する。データ値( B )は「0」または「1」を除く任意の値に等しい場合に、プロセッサ 112 は、高レベル誤り訂正アルゴリズムが利用されなければならないことを示す制御信号を誤り訂正デコーダ 130 に送信する。FEC 動的中央局 104 の誤り訂正エンコーダ 118' および FEC 動的遠隔局 106 の誤り訂正デコーダ 130 が、それぞれ誤り訂正データを生成し、ダウンリンク誤り訂正可能ペアラデータパケットを訂正するために、同じ誤り訂正アルゴリズムを利用するため、FEC 動的中央局プロセッサ 112' のダウンリンクアルゴリズム仕様レジスタ 136' 内のデータ値( A' )は、FEC 動的遠隔局プロセッサ 112 のダウンリンクアルゴリズム仕様レジスタ 138 内のデータ値( B )に等しいことに注目する必要がある。

40

## 【0074】

ステップ 164 では、FEC 動的中央局プロセッサ 112' は、FEC 動的遠隔局 106 が(図 7 の時間スロット 3 として示されている)誤り訂正可能ダウンリンクペアラデータ

50

パケットを受け取るために指定される現在のダウンリンク時間フレーム 108(1)の時間スロット 110(1)の間に、ダウンリンク誤り訂正可能ベアラデータパケットを伝送するように FEC 動的中央局 104 に命令する。

【0075】

さらに後述するように、過去に伝送された欠陥のある訂正されたベアラデータパケットの受信を示す FEC 動的遠隔局 106 によって伝送される自動再試行要求 (ARQ) 信号が FEC 動的中央局 104 によって受信されていなかった場合、FEC 動的中央局プロセッサ 112' は、FEC 動的中央局 104 に電気的に結合されている入出力装置 114' に、ダウンリンクトラヒックデータをダウンリンクベアラデータパケットとして誤り検出エンコーダ 116' に転送するように命令する。誤り検出エンコーダ 116' に転送されるダウンリンクトラヒックデータの量は、誤り訂正エンコーダ 11' によって利用される特定の誤り訂正アルゴリズムに依存する。すなわち、プロセッサ 112' は、誤り訂正データオーバヘッドが減少するにつれて、入出力装置 114' に転送されるダウンリンクトラヒックデータの量を増加するように命令する。これに反して、プロセッサ 112' は、誤り訂正データオーバヘッドが増加するにつれて、入出力装置 114' に転送されるダウンリンクトラヒックデータの量を減少するように命令する。プロセッサ 112' は、それから、それがダウンリンクベアラデータパケットに付加されるダウンリンク制御データを誤り検出エンコーダ 116' に転送する。誤り検出エンコーダ 116' は、CRC 誤り検出アルゴリズムに従って誤り検出データを生成し、生成された誤り検出データを含むダウンリンクベアラデータパケットを付加する。その後、誤り検出エンコーダ 116' は、ダウンリンクベアラデータパケットを誤り訂正エンコーダ 118' に転送する。それから、誤り訂正エンコーダ 118' は、誤り訂正可能ダウンリンクベアラデータパケットを形成するため、プロセッサ 112' によって指定される誤り訂正アルゴリズムに従って誤り訂正データでダウンリンクベアラデータパケットを符号化する。

【0076】

ARQ 信号が受信された場合、FEC 動的中央局プロセッサ 112' が入出力装置 114' に誤り訂正エンコーダ 118' にダウンリンクトラヒックデータを転送しないように命令する。代わりに、誤り訂正エンコーダに記憶されている過去のダウンリンク誤り訂正可能ベアラデータパケットは、現在のダウンリンク誤り訂正可能ベアラデータパケットとして再送される。

【0077】

それから、ダウンリンク誤り訂正可能ベアラデータパケットは、それがそれぞれダウンリンク搬送周波数で変調され、增幅、フィルタリングされる変調器 120' および送信機 112' に転送される。それから、ダウンリンク誤り訂正可能ベアラデータパケットがアンテナ 124' に転送され、それは FEC 動的遠隔局 106 のアンテナ 124 に無線で伝送される。

【0078】

ステップ 166 では、FEC 動的遠隔局プロセッサ 112 は、FEC 動的遠隔局 106 に、現在のダウンリンク時間フレーム 108(1)のダウンリンク時間スロット 110(1)の間に FEC 動的中央局 104 から無線で伝送されるダウンリンク誤り訂正可能ベアラデータパケットを受信するように命令する。ダウンリンク誤り訂正可能ベアラデータパケットはアンテナ 124 によって受信され、それがそれぞれフィルタリングされ、搬送周波数から復調される受信機 126 および復調器 128 に転送される。それから、ダウンリンク誤り訂正可能ベアラデータパケットは、誤り訂正デコーダ 130 に転送される。それから、誤り訂正デコーダ 130 は、プロセッサ 112 によって指定される誤り訂正アルゴリズムの範囲内で、訂正されたダウンリンクベアラデータパケットを生成するために、ダウンリンク誤り訂正可能ベアラデータパケットを処理、訂正する。それから、訂正されたダウンリンクベアラデータパケットは、があらゆる残留誤りの存在を決定するために処理される、誤り検出デコーダ 132 に転送される。

【0079】

10

20

30

40

50

ステップ168では、FEC動的遠隔局プロセッサ112は、訂正されたペアラデータパケット内のあらゆる残留誤りを矯正する。誤り検出デコーダ132が訂正されたダウンリンクペアラデータパケット内で残留誤りを感知しない場合、誤り検出デコーダ132は、誤り検出デコーダ132が現在有効なダウンリンクペアラデータパケットを所有することを示す制御信号をプロセッサ112に送信する。それから、ダウンリンク制御データは、訂正されたダウンリンクペアラデータパケットから分離される。有効なダウンリンクペアラデータパケットは、FEC動的遠隔局106に電気的に結合される入出力装置114にダウンリンクトラヒックデータとして転送される。FEC動的中央局104から発するダウンリンク制御データは、それが適宜処理されるプロセッサ112に転送される。訂正されたダウンリンクペアラデータパケット内の無残留誤りに応えて、CPU134は、時間フレーム増分レジスタ140内でデータ値(i)を1、増分する。10

#### 【0080】

誤り検出デコーダ132が、訂正されたダウンリンクペアラデータパケット内の少なくとも1つの残留誤りを感知すると、誤り検出デコーダ132が、誤り検出デコーダ132が現在欠陥のある訂正されたダウンリンクペアラデータパケットを所有することを示す制御信号をプロセッサ112に送信する。

#### 【0081】

例えば、PCなど、入出力装置114が遅延に敏感ではない場合、欠陥のある訂正されたダウンリンクペアラデータパケットは入出力装置114に転送されない。代わりに、FEC動的遠隔局プロセッサ112が、FEC動的遠隔局106に、次に使用可能な制御時間スロットの間にARQ制御信号を伝送するように命令する。20

#### 【0082】

例えば、音声エンコーダ/デコーダなど、入出力装置114が遅延に敏感である場合、ダウンリンク制御データは、訂正されたダウンリンクペアラデータパケットから分離される。欠陥のある訂正されたダウンリンクペアラデータパケットは、ダウンリンクトラヒックデータとしてFEC動的遠隔局106に電気的に結合される。しかしながら、プロセッサ112は、欠陥のあるダウンリンクトラヒックデータの存在を示す制御信号を入出力装置114に送信する。それから、入出力装置114は、相応してダウンリンクトラヒックデータを処理する。FEC動的中央局104から発するダウンリンク制御データは、それが相応して処理されるプロセッサ112に転送される。示された欠陥のある訂正済みのペアラデータパケットに応えて、CPU134は、フレーム増分レジスタ140内のデータ値(i)とBLER増分レジスタ144内のデータ値(j)の両方を1、増分する。30

#### 【0083】

ステップ170では、FEC動的遠隔局プロセッサ112は、現在のダウンリンク時間フレーム108(1)が、現在のダウンリンクマルチフレーム156(1)内の最後の時間フレームであるかどうかを判断する。すなわち、FEC動的遠隔局プロセッサ112は、次の誤り訂正アルゴリズムが現在選択されなければならないかどうかを判断する。CPU134は、データ値(i)を得るために時間フレーム増分レジスタ140、およびこのようにして現在のダウンリンク時間フレーム108(1)にアクセスする。CPU134は、データ値(L)、およびこのようにして現在のマルチフレーム156(1)のダウンリンク時間フレーム108(1)数を得るためにマルチフレームレジスタ144にもアクセスする。CPU134は、データ値(i)をデータ値(L)と比較する。データ値(i)がデータ値(L)に等しくない場合、無線通信システム100は、FEC動的中央局プロセッサ112が、FEC動的中央局104に、現在のダウンリンクマルチフレーム156(1)の次のダウンリンク時間フレーム108(1)の間に次のダウンリンク誤り訂正可能ペアラデータパケットを伝送するように命令するステップ164に移行する。40

#### 【0084】

データ値(i)がデータ値(L)に等しい場合、FEC動的遠隔局プロセッサ106は、それぞれ、誤り訂正データを生成するため、および次のダウンリンクマルチフレーム156(1)のダウンリンク時間フレーム108(1)の間に伝送される誤り訂正可能ペアラ50

データパケットを訂正するために、ステップ172で、FEC動的中央局104の誤り訂正エンコーダ118'およびFEC動的遠隔局106の誤り訂正デコーダ130によって利用される特定の誤り訂正アルゴリズムを選択する。

【0085】

ステップ172では、現在のBLERレベルが最小BLER閾値または最大BLER閾値をトリガしない場合、利用されている現在の誤り訂正アルゴリズムが選択される。現在のBLERレベルが最小BLER閾値をトリガする場合、次に低い誤り訂正アルゴリズムが選択される。現在のBLERレベルが最大BLER閾値をトリガすると、次に高い誤り訂正アルゴリズムが選択される。

【0086】

10  
このようにして、CPU134は、現在のデータ値(i)を得るためにBLER増分レジスタ144にアクセスすることによって現在のBLERレベルを決定し、現在のデータ値(M)を得るために最小BLER閾値設定レジスタ146にアクセスすることによって最小BLER閾値レベルを決定する。CPU134がデータ値(j)をデータ値(M)と比較する。データ値(j)がデータ値(M)未満である場合、CPU134が現在のデータ値(B)を得るためにダウンリンクアルゴリズム仕様レジスタ138、したがって現在の誤り訂正アルゴリズムにアクセスする。現在のデータ値(B)が「1」未満または等しい場合、CPU134がデータ値(B)を「0」として選択し、誤り無し訂正アルゴリズムが選択されなければならないことを示す。現在値(B)が「1」より大きい場合、CPU134は、データ値(B)を1として選択し、低レベル誤り訂正補正アルゴリズムが選択されなければならないことを示す。

【0087】

データ値(j)がデータ値(M)より大きいか等しい場合、CPU134は、現在のデータ値(N)を得るために最大BLER閾値設定レジスタ148にアクセスすることによって最大BLER閾値を決定する。CPU134は、データ値(i)をデータ値(N)と比較する。データ値(j)がデータ値(N)より大きい場合、CPU134は、現在のデータ値(B)を得るために、ダウンリンクアルゴリズム仕様レジスタ138、したがって現在の誤り訂正アルゴリズムにアクセスする。現在のデータ値(B)が「0」に等しい場合、CPU134は、低レベル誤り訂正アルゴリズムを示す「1」としてデータ値(B)を選択する。現在のデータ値(B)が「0」に等しくない場合、CPU134は、高レベル誤り訂正アルゴリズムを示す「2」としてデータ値を選択する。

【0088】

データ値(j)がデータ値(N)より大きくない場合、CPU134はデータ値(B)のための値を選択せず、現在の誤り訂正アルゴリズムが維持されなければならないことを示す。それから、CPU134は、動的増分レジスタ150内でデータ値(k)を増分し、新しい誤り訂正アルゴリズムが選択されていない、つまり現在選択されているデータ(B)が過去に選択されたデータ値(B)に等しいことを示す。さらに後述するように、データ値(B)は、中央局104によって承認されるまでリセットされない。

【0089】

誤り訂正アルゴリズムの提案された選択に続き、CPU134は、時間フレーム増分レジスタ140内のデータ値(i)を「0」にリセットし、BLER増分レジスタ144内のデータ値(j)を「0」にリセットし、その結果、それらが次のマルチフレーム156に対して初期化される。

【0090】

ステップ174では、FEC動的遠隔局プロセッサ112は、マルチフレームレジスタ142内のデータ値(L)、したがって次のダウンリンクマルチフレーム156(1)内のダウンリンク時間フレーム108(1)の数が、通信路品質の安定性に関して変更される必要があるかどうかを判断する。

【0091】

ステップ172での動的増分レジスタ150内のデータ値(k)が増分されず、誤り訂正

10

20

30

40

50

アルゴリズムでの変更を示す場合、FEC動的遠隔局プロセッサ212が、次のダウンリンクマルチフレーム156(1)でのダウンリンク時間フレーム108(1)の数が減少される必要があるのか、それとも維持される必要があるのかを判断する。CPU134は、同じ誤り訂正アルゴリズムがデータ値(k)を得るために動的増分レジスタ150にアクセスすることによって選択された連続回数を求める。また、CPU134は、データ値(P)を得るために、低安定性閾値設定レジスタ152にアクセスすることによって低安定性閾値を求める。CPU134はデータ値(k)をデータ値(P)と比較する。データ値(k)がデータ値(P)未満である場合、CPU134は、特定の数、マルチフレームレジスタ142内のデータ値(L)を減分し、次のマルチフレーム156内の時間フレーム108の数を減少する。データ値(k)がデータ値(P)未満ではない場合、CPU134は、マルチフレームレジスタ142内のデータ値(L)を変更せず、次のマルチフレーム156内の時間フレーム108の数を維持する。データ値(L)が減分されようと、維持されようと、CPU134はデータ値(k)を「0」にリセットし、その結果、通信路品質の安定性を決定し直すことができる。

#### 【0092】

ステップ172で動的増分レジスタ150内のデータ値(k)が増分され、誤り訂正アルゴリズムでの変化がないことを示す場合、次のダウンリンクマルチフレーム156(1)内のFEC動的遠隔局プロセッサ212はダウンリンク時間フレーム108(1)の数が増加されるのか、維持されなければならないのかを判断する。CPUは、同じ誤り訂正アルゴリズムが、現在のデータ値(k)を得るために動的増分レジスタ150にアクセスすることによって選択された連続回数の数を求める。CPU134は、データ値(Q)を得るために高安定性閾値設定レジスタ152にアクセスすることによって高安定性閾値も求める。CPU134は、データ値(k)をデータ値(Q)と比較する。データ値(k)がデータ値(Q)に等しいか、大きい場合、CPU134はある特定の数、マルチフレームレジスタ142内のデータ値(L)を増分し、次のマルチフレーム156内の時間フレーム108の数を増加する。CPU134は、データ値(k)を「0」にリセットし、その結果、通信路品質の安定性を決定することができる。データ値(k)がデータ値(Q)未満である場合、CPU134はデータ値(L)を変更せず、次のダウンリンクマルチフレーム156(1)内のダウンリンク時間フレーム108(1)の数をその現在値に維持する。CPU134はデータ値(k)をリセットせず、その結果、同じ誤り訂正アルゴリズムが選択された連続回数の現在数が、通信路品質の安定性の次の決定の間に考慮される。

#### 【0093】

ステップ176では、FEC動的遠隔局106は、次に使用可能な制御時間スロット中にアップリンク制御データをFEC動的中央局104に伝送する。アップリンク制御データは、FEC動的遠隔局106によって選択される誤り訂正アルゴリズム、その間にFEC動的遠隔局106が誤り訂正アルゴリズムを選択する次のダウンリンク時間フレーム108(1)、および該当する場合、前述したように、欠陥のある訂正されたダウンリンクベアラデータパケットの受信を示すARQ信号を示す。

#### 【0094】

FEC動的中央局104は、アップリンク誤り訂正可能ベアラデータパケットをFEC動的遠隔局106から受け取り、アップリンク制御データを処理する。FEC動的中央局104は、次に使用可能なダウンリンク制御時間スロットの間にダウンリンク制御データをFEC動的遠隔局106に伝送する。ダウンリンク制御データは、誤り訂正アルゴリズム選択が承認されるのか、拒否されるのかを示す。FEC動的中央局プロセッサ112'が、選択された誤り訂正アルゴリズムが利用されなければならないと判断すると、ダウンリンク制御データは選択された誤り訂正アルゴリズムの承認を示す。他方、選択された誤り訂正アルゴリズムが無線通信システム100と互換性がない、あるいは使用可能なオーバヘッドまたは中央局が誤り訂正アルゴリズムをサポートしないなど、FEC動的中央局プロセッサ112'が、選択された誤り訂正アルゴリズムが利用されなければならないと判断すると、ダウンリンク制御データは選択された誤り訂正アルゴリズムの拒否を示す。

10

20

30

40

50

## 【0095】

FEC動的遠隔局106はダウンリンク制御データを受け取り、その結果として、選択された誤り訂正アルゴリズムがFEC動的中央局プロセッサ212'によって承認された場合には、ダウンリンクアルゴリズム仕様レジスタ38のデータ値(B)を選択されたデータ値(B)にリセットするか、あるいは選択された誤り訂正アルゴリズムがFEC動的中央局プロセッサ212'によって拒否された場合には、ダウンリンクアルゴリズム仕様レジスタ138のデータ値(B)を選択されたデータ値(B)にリセットしないかのどちらかである。

## 【0096】

FEC動的中央局プロセッサ136'は、その結果、ダウンリンクアルゴリズム仕様レジスタ136'のデータ値(A')をデータ値(B)に等しくリセットする。 10

## 【0097】

ステップ176に関して前述したように、専用制御時間スロット中に確認信号または拒否信号を送信することによって、それぞれ、ダウンリンクベアラデータパケットを符号化し、処理するために、中央局104および遠隔局106によって使用される誤り訂正アルゴリズムを同期させることよりむしろ、誤り訂正アルゴリズムの同期は、各ダウンリンクベアラデータパケットを、特定のダウンリンクベアラデータパケットを誤り訂正データで符号化するために利用された誤り訂正アルゴリズムを示す高度に保護されたコードワードで符号化することにより達成することができる。ダウンリンクベアラデータパケットの処理中、遠隔局106は、ダウンリンクベアラデータパケットを処理するために利用される誤り訂正アルゴリズムを決定するためのコードワードを復号できる。代わりに、遠隔局106は、すべての使用可能な誤り訂正アルゴリズムを用いてダウンリンクベアラデータパケットを処理し、最良の訂正されたベアラデータパケットを使用することができる。 20

## 【0098】

誤り訂正エンコーダ118'の同期後、無線通信システム100は、FEC動的中央局104の誤り訂正エンコーダ118'およびFEC動的遠隔局106の誤り訂正デコーダ118が、データ値(A')およびデータ値(B)によって指定されるように特定の誤り訂正アルゴリズムを利用するため構成される、ステップ160と162に戻る。

## 【0099】

誤り訂正アルゴリズムがステップ172で選択され、このようにして時間フレーム増分レジスタ140内のデータ値(i)が「0」にリセットされた場合に、FEC動的中央局104によって伝送され、FEC動的遠隔局106によって受信される次のダウンリンク誤り訂正可能ベアラデータパケットは、次のマルチフレーム156の第1時間フレーム108の間に発生する。逆に、誤り訂正アルゴリズムがステップ172で選択されず、このようにして時間フレーム増分レジスタ140内のデータ値(i)が「0」にリセットされなかった場合には、FEC動的中央局104によって伝送され、FEC動的遠隔局106によって受信された次のダウンリンク誤り訂正可能ベアラデータパケットは、現在のダウンリンクマルチフレーム156(1)の次のダウンリンク時間フレーム108(1)の間に発生する。 30

## 【0100】

本発明の動的FEC機構に従って連續誤り訂正可能ベアラデータパケットのアップリンク伝送を達成する上で、FEC動的中央局プロセッサ112'およびFEC動的遠隔局プロセッサ112により実行されるステップは、連續誤り訂正可能ベアラデータパケットのダウンリンク伝送に関して、前述したものとは独立している。簡略さおよび簡潔さのため、これらのステップは記載しない。 40

## 【0101】

現在のBLERよりむしろ現在のBERレベルが得られる場合に、ステップ256、266, 268および272(図9)は、ステップ158, 166, 168、および172の代わりに実行される。ステップ258は、最小レベルBLER閾値設定レジスタ146および最大レベルBLER閾値設定レジスタ148を初期化する代わりに、第1レベルBE

R 閾値設定レジスタ 246 内のデータ値 (R) および第 2 レベル BLER 閾値設定レジスタ 248 内のデータ値 (S) は、第 1 レベル BER 閾値レベルおよび第 2 レベル BER 閾値レベルをそれぞれ設定するために初期化されるという点を除き、ステップ 158 に類似している。

【0102】

ステップ 266 は、誤り検出デコーダ 132 よりむしろ、誤り訂正デコーダ 130 が、現在の BLER レベルよりむしろ現在の BER レベルを測定するために利用されるという点を除き、ステップ 166 に類似している。すなわち、ダウンリンクベアラデータパケットを訂正する前に、誤り訂正デコーダ 130 は、ダウンリンクベアラデータパケットのビット誤りを測定し、ダウンリンクベアラデータパケット内のビット誤りの存在および数を示す対応する制御信号をプロセッサに送信する。

10

【0103】

ステップ 268 は、欠陥のある訂正されたダウンリンクベアラデータパケットの存在 (つまり、現在の BLER が測定される) よりむしろ、それぞれの訂正されていないダウンリンクベアラデータパケット内の誤りの総数が追跡調査される (つまり、現在の BER が測定される) という点を除き、ステップ 168 に類似している。すなわち、誤り訂正デコーダ 130 が、ビット誤りがないダウンリンクベアラデータパケットを受け取ると、誤り訂正デコーダ 130 は、誤り訂正デコーダ 130 がビット誤りがないダウンリンクベアラデータパケットを所有することを示す制御信号をプロセッサ 112 に送信する。誤り訂正デコーダ 130 が少なくとも 1 個の誤りがあるダウンリンクベアラデータパケットを受信する場合、誤り訂正デコーダ 130 は、ダウンリンクベアラデータパケットのビット誤りの存在および数を示す制御信号をプロセッサ 112 に送信する。CPU 234 は、検出されたビット誤り数で、BER 増分レジスタ 244 のデータ値 (p) を増分する。それから、ダウンリンクベアラデータパケットが、前述したように、訂正、処理される。

20

【0104】

ステップ 272 は、誤り訂正アルゴリズムの相対的な選択よりむしろ絶対的な選択が行われるという点を除き、ステップ 172 に類似している。現在の BER レベルが第 1 レベル閾値以下の範囲に該当する場合、誤り無し訂正アルゴリズムが選択される。現在の BER レベルが第 1 レベル閾値と第 2 レベル閾値の間の範囲に該当する場合、低レベル誤り訂正アルゴリズムが選択される。現在の BER レベルが第 2 レベル閾値を超えた範囲に該当する場合、高レベル誤り訂正アルゴリズムが選択される。

30

【0105】

このようにして、CPU 234 は、現在のデータ値 (p) を得るために BER 増分レジスタ 244 にアクセスすることによって現在の BER レベルを決定し、現在のデータ値 (R) を得るために第 1 レベル BER 閾値設定レジスタ 246 にアクセスすることによって第 1 レベル BER 閾値レベルを、および現在のデータ値 (S) を得るために第 2 レベル BER 閾値設定レジスタ 248 にアクセスすることによって第 2 レベル BER 閾値レベルを決定する。CPU 234 はデータ値 (p) をデータ値 (R) と (S) に比較する。データ値 (p) がデータ値 (R) 未満である場合、CPU 234 はデータ値 (B) を「0」として選択し、誤り無し訂正アルゴリズムが選択されなければならないことを示す。データ値 (p) がデータ値 (S) に等しい、あるいはデータ値 (S) より大きい場合、CPU 234 は、データ値 (B) を「2」として選択し、高レベル誤り訂正アルゴリズムが選択されなければならないことを示す。他のすべてのケースでは、CPU 234 は、データ値 (B) を「1」として選択し、低レベル誤り訂正アルゴリズムが選択されなければならないことを示す。データ値 (B) が変化した場合、CPU 234 はデータ値 (k) を増分しない。データ値 (B) が変更しなかった場合、CPU 234 はデータ値 (k) を 1、増分する。

40

【0106】

誤り訂正アルゴリズムの提案された選択に続いて、CPU 234 は、時間フレーム増分レジスタ 140 内のデータ値 (i) を「0」にリセットし、BER 増分レジスタ 244 内のデータ値 (p) を「0」にリセットし、その結果、それらは次のマルチフレーム 156 に

50

関して初期化される。

【0107】

T D M A / T D D フォーマットでの無線通信システム 100 の動作は、F E C 動的中央局 104 と F E C 動的遠隔局 106 間の相互誤り訂正可能ペアラデータパケット伝送が、同じダウンリンク / アップリンク時間フレーム 108 (3) 、つまり同じ周波数の間に発生するという点を除き、T D M A / F D D フォーマットに関して前述した動作に類似している。

【0108】

本発明は、上述した無線通信システムに限定されるわけではなく、例えば衛星を使用した通信システムなどのその他の種類の無線通信システム、あるいは例えば L A N システムまたは光ファイバネットワークなどの他の種類の有線システムを含んでよい。

10

【0109】

本発明は、帯域外 F E C システムで使用でき、そこでは誤り訂正データが、ここに完全に組み込まれているものとする同時係属出願第 09 / 314,580 号にさらに詳細に記述されているように、帯域外時間スロットで伝送、受信される。

【0110】

このように、通信システムのデータスループットを改善するための改善型装置および方法が開示されている。本発明の実施態様および応用例を図示し説明したが、さらに多くの変形例が、本発明の概念を逸脱しないで可能であることは当業者には明らかである。

【0111】

したがって、本発明は、添付した請求項の精神においてを除き、限定されるものではない。

20

【図面の簡単な説明】

【図 1】 複数の F E C 動的遠隔局と通信している F E C 動的中央局を示す無線通信システムセルの代表的なプロック図である。

【図 2】 複数の時間スロットに分割される T D M A / F D D フォーマットされたダウンリンク時間フレームおよびアップリンク時間フレームを示す図である。

【図 3】 複数の時間スロットに分割される T D A M / T D D フォーマットされたダウンリンク / アップリンク時間フレームを示す図である。

【図 4 A】 F E C 動的中央局と F E C 動的遠隔局の 1 つの代表的なプロック図である。

30

【図 4 B】 F E C 動的中央局と F E C 動的遠隔局の 1 つの代替実施態様の代表的なプロック図である。

【図 5 A】 F E C 動的遠隔局プロセッサの代表的なプロック図である。

【図 5 B】 F E C 動的遠隔局プロセッサの代替実施態様の代表的なプロック図である。

【図 6】 F E C 動的中央局プロセッサの代表的なプロック図である。

【図 7】 複数の時間フレームに分割された T D M A フォーマットされたマルチフレームを示す図である。

【図 8】 図 8 A および図 8 B の装置を示す図である。

【図 8 A】 誤り訂正アルゴリズムを動的に選択するためのプロトコルを示す流れ図である。

40

【図 8 B】 誤り訂正アルゴリズムを動的に選択するためのプロトコルを示す別の流れ図である。

【図 9】 図 9 A および図 9 B の装置を示す図である。

【図 9 A】 誤り訂正アルゴリズムを動的に選択するための代替プロトコルを示す流れ図である。

【図 9 B】 誤り訂正アルゴリズムを動的に選択するための代替プロトコルを示す別の流れ図である。

【 図 1 】

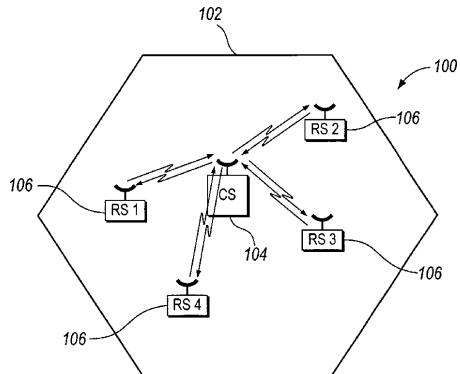
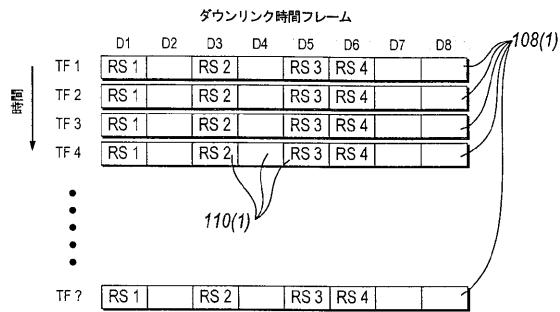
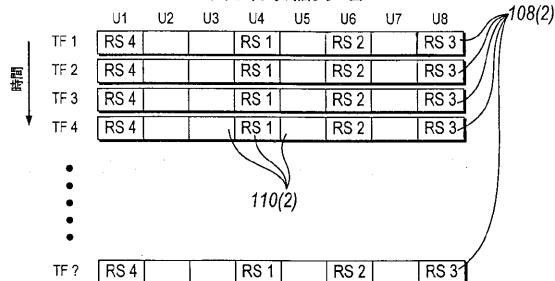


FIG. 1

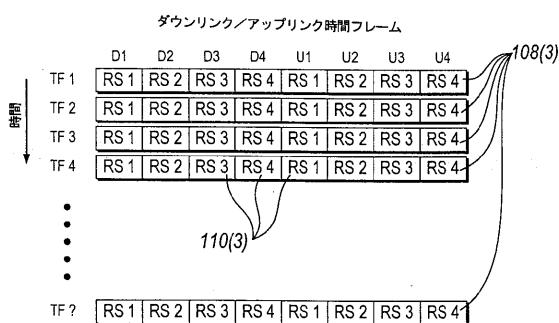
【図2】



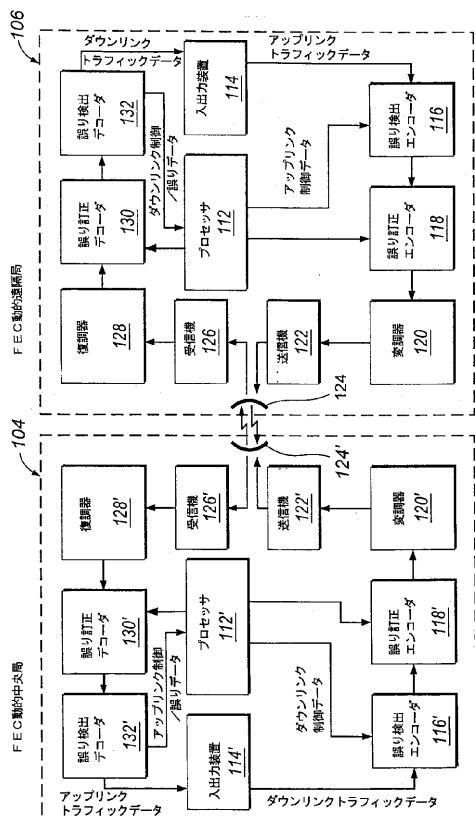
## アップリンク時間フレーム



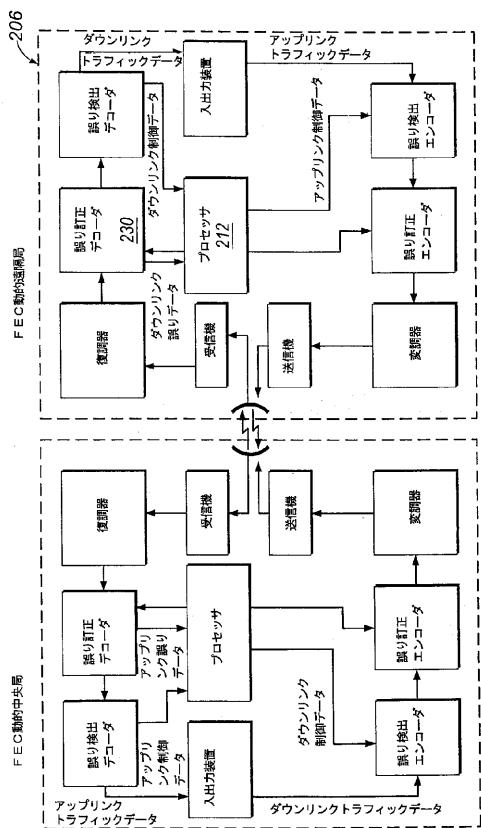
( 3 )



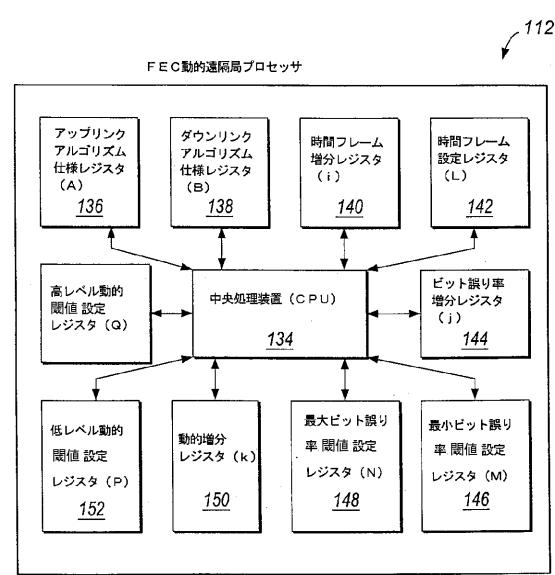
【 4 A 】



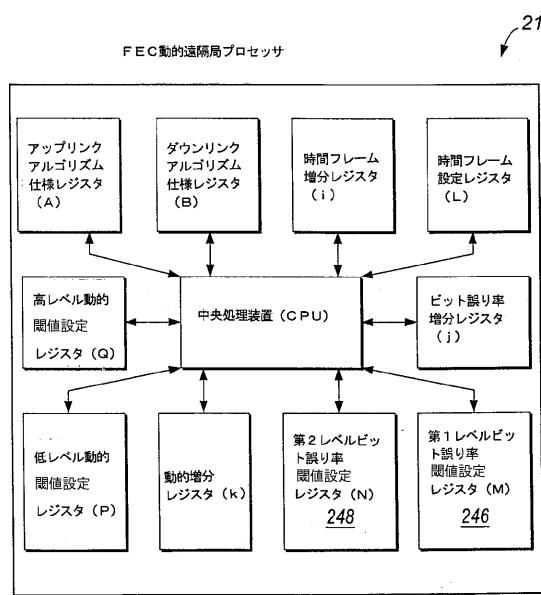
【図4B】



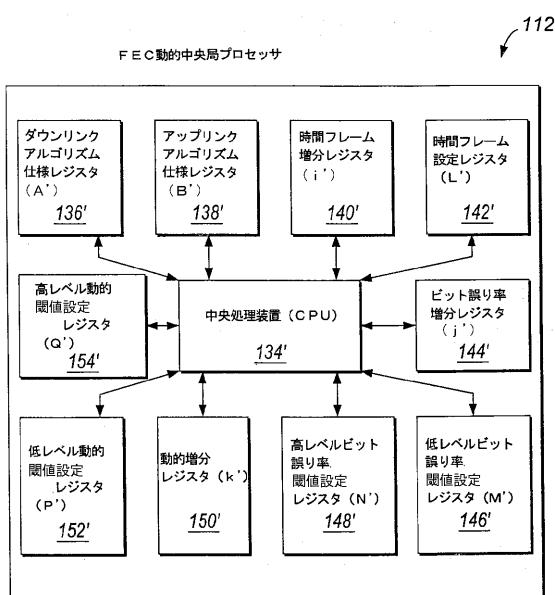
【図5A】



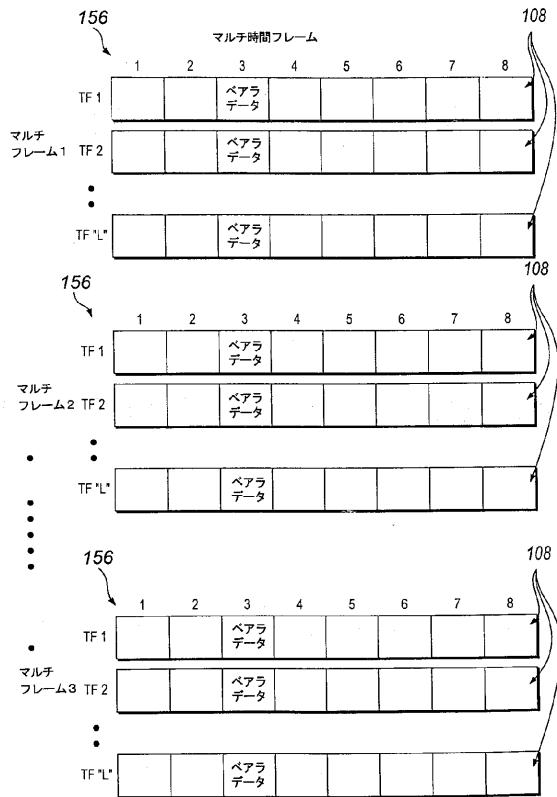
【図5B】



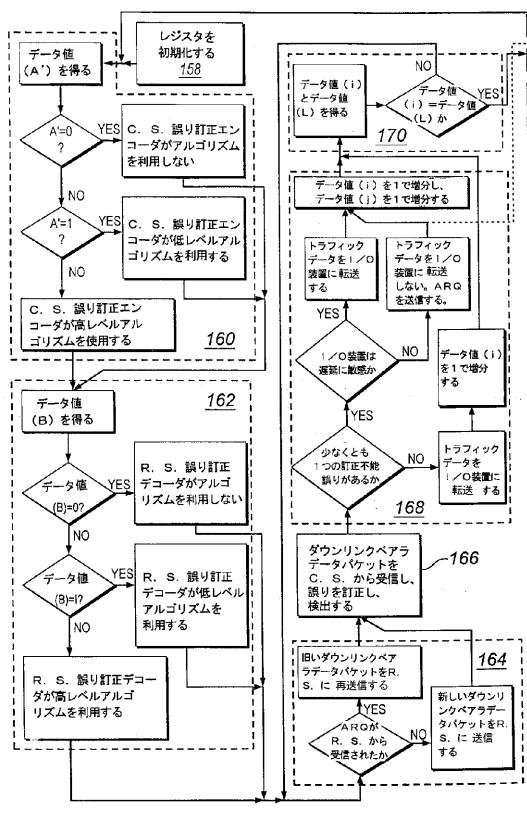
【図6】



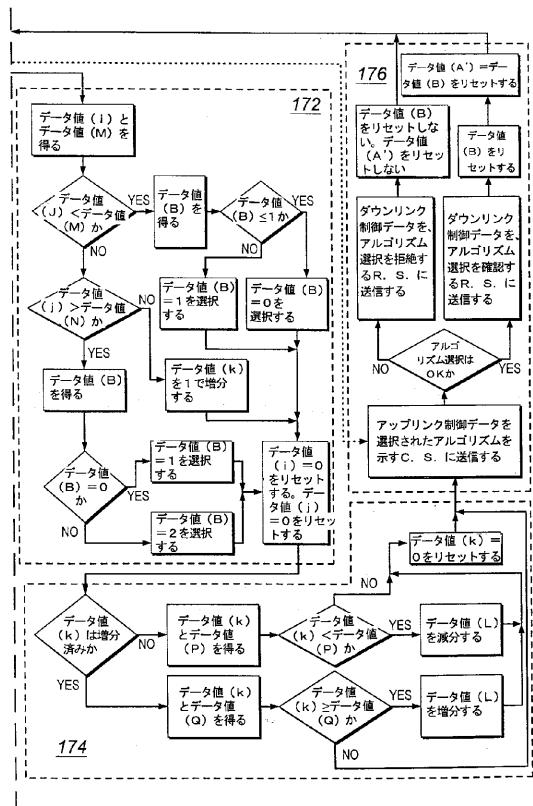
【 义 7 】



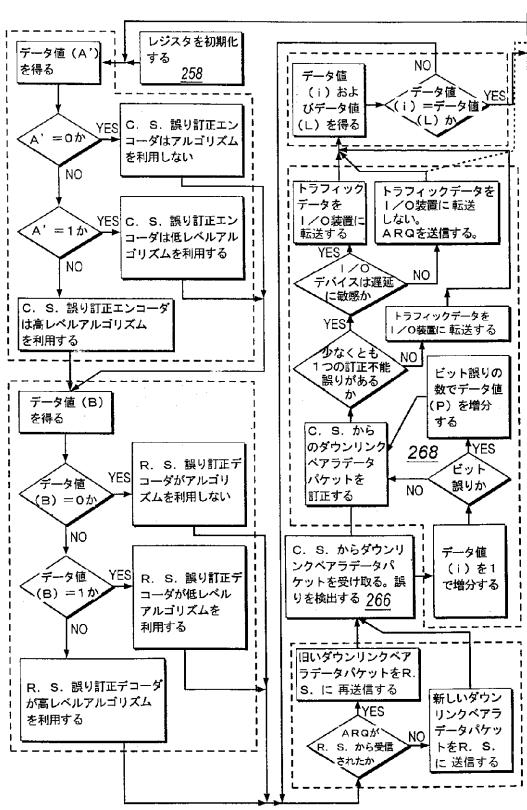
【図 8 A】



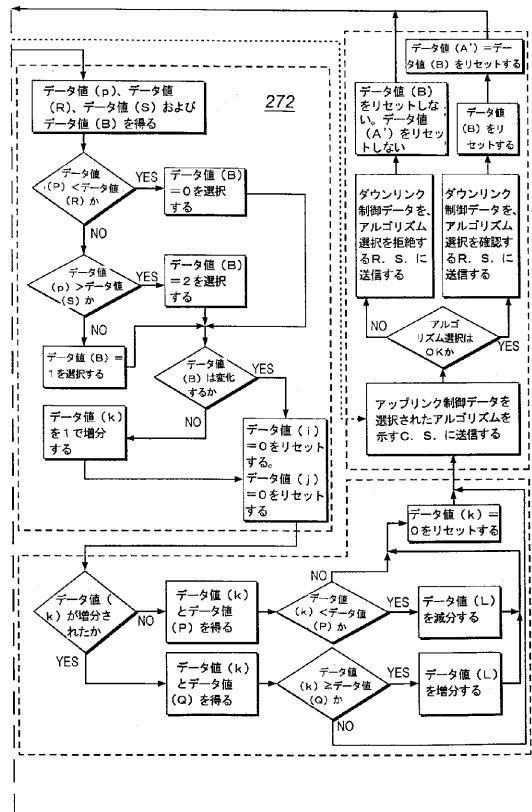
### 【図 8 B】



【図 9 A】



【図9B】



---

フロントページの続き

審査官 谷岡 佳彦

(56)参考文献 特開昭61-285838(JP, A)  
特開平06-244791(JP, A)  
特開平02-253734(JP, A)  
米国特許第05699365(US, A)  
特開平07-131358(JP, A)  
特開平09-219685(JP, A)  
特開平11-004203(JP, A)

(58)調査した分野(Int.Cl., DB名)

H04L 1/00  
G06F 11/10  
H03M 13/35  
H04J 3/00