[A] TIIVISTELMÄ - SAMMANDRAG

(11) (21) Patenttihakemus - Patentansökan 890630

(51) Kv.lk.4 - Int.cl.4
H 03H 17/06

(22) Hakemispäivä - Ansökningsdag 09.02.89

(24) Alkupäivä - Löpdag 09.02.89

(41) Tullut julkiseksi - Blivit offentlig 17.08.89

(32) (33) (31) Etuoikeus - Prioritet
16.02.88 US 155944

SUOMI-FINLAND
(FI)

Patentti- ja rekisterihallitus
Patent- och registerstyrelsen

(71) Hakija - Sökande

1. **Thomson Consumer Electronics Inc.**, 600 North Sherman Drive, Indianapolis, Ind., USA, (US)

(72) Keksijä - Uppfinnare

1. **Christopher, Todd J.**, 1402 South Kitley Avenue, Indianapolis, Ind., USA, (US)

(74) Asiamies - Ombud: **Oy Kolster Ab**

(54) Keksinnön nimitys - Uppfinningens benämning

Näytteitetyn datan alinäytteityslaite
Undersamplingsanordning för samplad data

(57) Tiivistelmä - Sammandrag

Keksinnön kohteena on valetoistoja ehkäisevä suodatus- ja alinäytteitysmenetelmä. Yksinkertaisen ja sarjamuotoisen bittiarkkitehtuurin toteuttavan järjestelmän aikaansaamiseksi järjestelmä sisältää yhdistetyn akkurekisterin, joka sisältää kolme sarjaan kytkettyä akkurekisteripiiriä (52, 53, 54), jotka on sovitettu integroimaan n sisäänmenonäytteen arvoja ja purkamaan niitä. Kolmesta integraattorista saatavat integroidut arvot skaalataan, viivästetään ja yhdistetään, jotta saataisiin aikaan signaali, joka on suodatettu siirtofunktion $[\sin(n\pi ft)/n.\sin(\pi ft)]^3$ mukaisesti, alinäytteitetyt arvot.

Uppfinningen avser ett filtrer- och subsamplingssystem, som förhindrar skenåtergivningar. För åstadkommande av ett enkelt, serieformig bitarkitektur förverkligande system omfattar systemet ett sammansatt ackumulatorregister omfattande tre seriekopplade ackumulatorregisterkretsar (52, 53, 54), vilka har anordnats att integrera n inkommande sampel och dumpa dem. De från de tre integratorerna erhållna integrerade värdena skaleras, fördröjs och kombineras för åstadkommande av subsamplade värden för en signal, vilken har filtrerats enligt transferfunktionen $[\sin(n\pi ft)/n.\sin(\pi ft)]^3$.

