



(12) 发明专利

(10) 授权公告号 CN 113273201 B

(45) 授权公告日 2022. 03. 04

(21) 申请号 202080007838.7

(22) 申请日 2020.01.06

(65) 同一申请的已公布的文献号
申请公布号 CN 113273201 A

(43) 申请公布日 2021.08.17

(30) 优先权数据
62/792,888 2019.01.15 US
16/533,719 2019.08.06 US

(85) PCT国际申请进入国家阶段日
2021.07.02

(86) PCT国际申请的申请数据
PCT/US2020/012367 2020.01.06

(87) PCT国际申请的公布数据
W02020/150026 EN 2020.07.23

(73) 专利权人 腾讯美国有限责任公司

地址 美国加利福尼亚州帕洛阿尔托公园大道2747号

(72) 发明人 许晓中 刘杉 李翔

(74) 专利代理机构 北京德琦知识产权代理有限公司 11018

代理人 徐文静 陈世华

(51) Int.Cl.

H04N 19/44 (2006.01)

H04N 19/159 (2006.01)

H04N 19/176 (2006.01)

H04N 19/105 (2006.01)

审查员 曹雨田

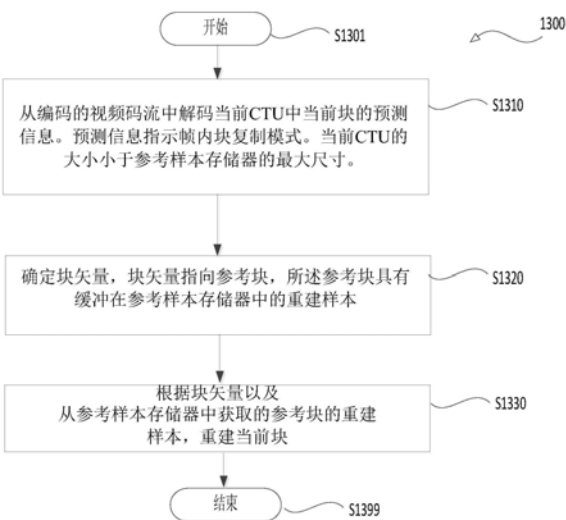
权利要求书2页 说明书25页 附图13页

(54) 发明名称

视频解码的方法、装置、介质及计算机设备

(57) 摘要

本公开的各方面提供了视频编码/解码的方法和装置。一种视频解码的装置包括接收电路和处理电路。处理电路从编码的视频码流中解码当前编码树单元 (CTU) 中的当前块的预测信息。预测信息指示帧内块复制模式。当前CTU的尺寸小于参考样本存储器的存储容量对应的最大尺寸, 所述参考样本存储器用于存储重建样本。处理电路确定指向与所述当前块位于同一图片中的参考块的块矢量。参考块具有缓冲在参考样本存储器中的重建样本。然后, 处理电路根据块矢量以及参考块的重建样本, 重建当前块的至少一个样本。



1. 一种视频解码的方法,其特征在于,包括:

从编码的视频码流中解码当前编码树单元CTU中的当前块的预测信息,所述预测信息指示帧内块复制模式,所述当前CTU的尺寸小于参考样本存储器的最大尺寸,所述参考样本存储器用于存储重建样本,其中,所述参考样本存储器的所述最大尺寸是所述当前CTU的尺寸的N倍,并且N大于或等于4;

确定指向与所述当前CTU在同一CTU行中的所述参考块的所述块矢量,所述参考块位于从所述当前CTU的左侧第(N-1)个CTU到左侧相邻的CTU的区域中,所述参考块关联于缓冲在所述参考样本存储器中的重建样本;以及

根据所述块矢量以及所述参考块的重建样本,重建所述当前块的至少一个样本。

2. 根据权利要求1所述的方法,其特征在于,进一步包括:

检查所述参考块的顶部边界是否在所述同一CTU行中;

检查所述参考块的底部边界是否在所述同一CTU行中;

检查所述参考块的左边界是否在左侧第N个CTU的右侧;以及

检查所述参考块的右边界是否在所述当前CTU的左侧。

3. 根据权利要求1所述的方法,其特征在于,进一步包括:

检查所述参考块是否至少部分地位于左侧第N个CTU中,所述左侧第N个CTU与所述当前CTU在同一CTU行中。

4. 根据权利要求3所述的方法,其特征在于,进一步包括:

检查所述参考块的左侧是否在所述左侧第N个CTU中。

5. 根据权利要求3所述的方法,其特征在于,进一步包括:

当所述参考块至少部分地在所述左侧第N个CTU中时,确定在所述当前CTU中所述参考块的并置块是否至少部分地重建。

6. 根据权利要求5所述的方法,其特征在于,进一步包括:

确定所述并置块的左上角是否已经重建。

7. 根据权利要求5所述的方法,其特征在于,进一步包括:

当所述当前CTU中的所述并置块至少部分地重建时,使指向所述参考块的所述块矢量无效。

8. 根据权利要求3所述的方法,其特征在于,进一步包括:

确定所述左侧第N个CTU中的参考块区域,所述左侧第N个CTU包括所述参考块;

在所述当前CTU中确定所述参考块区域的并置块区域是否至少部分地重建;以及

当所述当前CTU中的所述并置块区域至少部分地重建时,使指向所述参考块的所述块矢量无效。

9. 根据权利要求1-8任一项所述的方法,其特征在于,进一步包括:

根据所述块矢量确定所述参考块是否可用;

当确定所述参考块可用时,根据所述参考块的重建样本重建所述当前块的至少一个样本。

10. 根据权利要求1-8任一项所述的方法,其特征在于,进一步包括:

根据所述块矢量,从所述参考样本存储器获取参考块的样本;

将所述参考块的样本用作所述参考块的重建样本以重建所述当前块。

11. 一种视频解码的装置,其特征在于,包括:

处理电路,用于:

从编码的视频码流中解码当前编码树单元CTU中的当前块的预测信息,所述预测信息指示帧内块复制模式,所述当前CTU的尺寸小于参考样本存储器的最大尺寸,所述参考样本存储器用于存储重建样本,其中,所述参考样本存储器的所述最大尺寸是所述当前CTU的尺寸的N倍,并且N大于或等于4;

确定指向与所述当前CTU在同一CTU行中的所述参考块的所述块矢量,所述参考块位于从所述当前CTU的左侧第(N-1)个CTU到左侧相邻的CTU的区域中,以确定所述参考块是否可用,所述参考块关联于缓冲在所述参考样本存储器中的重建样本;以及

当确定所述参考块可用时,根据所述块矢量以及所述参考块的所述重建样本,重建所述当前块的至少一个样本。

12. 根据权利要求11所述的装置,其特征在于,所述处理电路进一步被配置为:

检测所述参考块是否至少部分地位于左侧第N个CTU中,所述左侧第N个CTU与所述当前CTU在同一CTU行中;

当检测到所述参考块至少部分地在所述左侧第N个CTU中时,确定在所述当前CTU中所述参考块的并置块是否至少部分地重建;

当所述当前CTU中的所述并置块至少部分地重建时,使指向所述参考块的所述块矢量无效。

13. 根据权利要求12所述的装置,其特征在于,所述处理电路进一步被配置为:

确定所述左侧第N个CTU中的参考块区域,所述左侧第N个CTU包括所述参考块;

在所述当前CTU中确定所述参考块区域的并置块区域是否至少部分地重建;以及

当所述当前CTU中的所述并置块区域至少部分地重建时,使指向所述参考块的所述块矢量无效。

14. 一种存储指令的非易失性计算机可读介质,其特征在于,所述指令在被视频解码的计算机执行时使所述计算机执行如权利要求1至10中任一项所述的方法。

15. 一种计算机设备,其特征在于,包括处理器和存储器;所述存储器存储有计算机程序,所述计算机程序被所述处理器执行时,使得所述处理器执行如权利要求1至10中任一项所述的方法。

视频解码的方法、装置、介质及计算机设备

[0001] 交叉引用

[0002] 本申请要求于2019年8月6日提交的第16/533,719号美国专利申请“视频编解码的方法及装置”的优先权,该申请要求于2019年1月15日提交的第62/792,888号美国临时申请“用于帧内图片块补偿的具有可变CTU尺寸的搜索范围调整”的优先权。上述在先申请的全部内容通过引用结合在本申请中。

技术领域

[0003] 本公开描述了总体上涉及视频编解码的实施例。

背景技术

[0004] 本文所提供的背景描述旨在整体呈现本申请的背景。在背景技术部分以及本说明书的各个方面中所描述的目前已署名的发明人的工作所进行的程度,并不表明其在本申请提交时作为现有技术,且从未明示或暗示其被承认为本申请的现有技术。

[0005] 通过具有运动补偿的帧间图片预测技术,可以进行视频编码和解码。未压缩的数字视频可包括一系列图片,每个图片具有例如 1920×1080 亮度样本及相关色度样本的空间维度。所述系列图片具有固定的或可变的图片速率(也非正式地称为帧率),例如每秒60个图片或60Hz。未压缩的视频具有非常大的比特率要求。例如,每个样本8比特的1080p60 4:2:0的视频(1920×1080 亮度样本分辨率,60Hz帧率)要求接近1.5Gbit/s带宽。一小时这样的视频就需要超过600 GB的存储空间。

[0006] 视频编码和解码的一个目的,是通过压缩减少输入视频信号的冗余信息。视频压缩可以帮助降低对上述带宽或存储空间的要求,在某些情况下可降低两个或更多数量级。无损和有损压缩,以及两者的组合均可采用。无损压缩是指从压缩的原始信号中重建原始信号精确副本的技术。当使用有损压缩时,重建信号可能与原始信号不完全相同,但是原始信号和重建信号之间的失真足够小,使得重建信号可用于预期应用。有损压缩广泛应用于视频。容许的失真量取决于应用。例如,相比于电视应用的用户,某些消费流媒体应用的用户可以容忍更高的失真。可实现的压缩比反映出:较高的允许/容许失真可产生较高的压缩比。视频编码器和解码器可利用几大类技术,例如包括:运动补偿、变换、量化和熵编码。

[0007] 视频编解码器技术可包括已知的帧内编码技术。在帧内编码中,在不参考先前重建的参考图片的样本或其它数据的情况下表示样本值。在一些视频编解码器中,图片在空间上被细分为样本块。当所有的样本块都以帧内模式编码时,该图片可以为帧内图片。帧内图片及其衍生(例如独立解码器刷新图片)可用于复位解码器状态,并且因此可用作编码视频比特流和视频会话中的第一图片,或用作静止图像。帧内块的样本可用于变换,且可在熵编码之前量化变换系数。帧内预测可以是使预变换域中的样本值最小化的技术。在某些情形下,变换后的DC值越小,且AC系数越小,则在给定的量化步长尺寸下需要越少的比特来表示熵编码之后的块。

[0008] 如同从诸如MPEG-2代编码技术中所获知的,传统帧内编码不使用帧内预测。然而,

一些较新的视频压缩技术包括：试图从例如周围样本数据和/或元数据中得到数据块的技术，其中周围样本数据和/或元数据是在空间相邻的编码/解码期间、且在解码顺序之前获得的。这种技术后来被称为“帧内预测”技术。需要注意的是，至少在某些情形下，帧内预测仅使用正在重建的当前图片的参考数据，而不使用参考图片的参考数据。

[0009] 可以存在许多不同形式的帧内预测。当在给定的视频编码技术中可以使用超过一种这样的技术时，所使用技术可以按帧内预测模式进行编码。在某些情形下，模式可具有子模式和/或参数，且这些模式可单独编码或包含在模式码字中。将哪个码字用于给定模式/子模式/参数组合会通过帧内预测影响编码效率增益，因此用于将码字转换成比特流的熵编码技术也会出现这种情况。

[0010] H.264引入了一种帧内预测模式，其在H.265中进行了改进，且在更新的编码技术中进一步被改进，例如JEM(joint exploration model), VVC(versatile video coding), BMS(benchmark set)的。通过使用属于已经可用的样本的相邻样本值可以形成预测块。将相邻样本的样本值按照某一方向复制到预测块中。对所使用方向的引用可以被编码在比特流中，或者本身可以被预测。

[0011] 参照图1，右下方描绘了来自H.265的33个可能的预测方向(对应于35帧内模式的33个角度模式)中已知的九个预测方向的集合。箭头会聚的点(101)表示正在被预测的样本。箭头表示样本正在被预测的方向。例如，箭头(102)表示根据右上方与水平方向成45度角的一个或多个样本，预测样本(101)。类似地，箭头(103)表示根据左下方与水平方向成22.5度角的一个或多个样本，预测样本(101)。

[0012] 仍然参考图1，在左上方示出了一个包括 4×4 个样本的正方形块(104)(由粗虚线表示)。正方形块(104)包括16个样本，每个样本用“S”、以及其在X维度(例如，列索引)上的位置和在Y纬度(例如，行索引)上的位置来标记。例如，样本S21是Y维度上的第二个样本(从顶部开始)和X维度上的第一个(最左侧)样本。类似地，样本S44在X维度和Y维度上都是块(104)中的第四个样本。由于该块为 4×4 尺寸的样本，因此S44位于右下角。还示出了遵循类似编号方案的参考样本。参考样本用“R”、以及其相对于块(104)的X位置(例如，列索引)和Y位置(例如，行索引)来标记。在H.264与H.265中，预测样本与正在重建的块相邻，因此不需要使用负值。

[0013] 通过从信号通知的预测方向所占用的相邻样本来复制参考样本值，可以进行帧内图片预测。例如，假设编码视频比特流包括信令，对于该块，该信令指示与箭头(102)一致的预测方向，即，根据右上方与水平方向成45度角的一个或多个预测样本来预测样本。在这种情况下，根据同一参考样本R05，预测样本S41、S32、S23和S14。根据参考样本R08预测样本S44。

[0014] 在某些情况下，例如通过内插，可以合并多个参考样本的值，以便计算参考样本，尤其是当方向不能被45度整除时。

[0015] 随着视频编码技术的发展，可能的方向的数量已经增加了。在H.264(2003年)中，可以表示九种不同的方向。在H.265(2013年)和 JEM/VVC/BMS中增加到了33个，而在此申请时，可以支持多达65个方向。已经进行了实验来识别最可能的方向，并且熵编码中的某些技术被用于使用少量比特来表示那些可能的方向，对于较不可能的方向则接受某些代价。此外，有时可以根据在相邻的、已经解码的块中所使用的相邻方向来预测方向本身。

[0016] 图2示出了示意图(201),其描绘了根据JEM的65个帧内预测方向,以示出预测方向的数量在随着时间增加。

[0017] 表示方向的编码视频比特流中的帧内预测方向比特的映射可以因视频编码技术的不同而不同,并且,例如可以从对帧内预测模式到码字的预测方向的简单直接映射,到包括最可能的模式和类似技术的复杂的自适应方案。然而,在所有情况下,视频内容中可能存在某些方向,其在统计学上比其它方向更不可能出现。由于视频压缩的目的是减少冗余,所以在运行良好的视频编码技术中,与更可能的方向相比,那些不太可能的方向将使用更多数量的比特来表示。

发明内容

[0018] 本公开的各方面提供了视频编码/解码的方法和装置。在一些示例中,一种视频解码的装置包括接收电路和处理电路。例如,处理电路从编码的视频码流中解码当前编码树单元(CTU)中的当前块的预测信息。预测信息指示帧内块复制模式。当前CTU的尺寸小于参考样本存储器的最大尺寸,所述参考样本存储器用于存储重建样本,其中,所述参考样本存储器的所述最大尺寸是所述当前CTU的尺寸的N倍,并且N大于或等于4。处理电路确定指向与所述当前CTU在同一CTU行中的所述参考块的所述块矢量,所述参考块位于从所述当前CTU的左侧第(N-1)个CTU到左侧相邻的CTU的区域中。参考块关联于缓冲在参考样本存储器中的重建样本。然后,处理电路根据所述块矢量以及参考块的重建样本,重建所述当前块的至少一个样本。

[0019] 在一些实施例中,处理电路确定指向与所述当前CTU在同一CTU行中的所述参考块的所述块矢量,且所述参考块位于从所述当前CTU的左侧第(N-1)个CTU到左侧相邻的CTU的区域中,其中,所述参考样本存储器的所述最大尺寸是所述当前CTU的所述尺寸的N倍,并且N是大于1的正数。

[0020] 在一些示例中,处理电路检查所述参考块的顶部边界是否在所述同一CTU行中。此外,处理电路检查所述参考块的底部边界是否在所述同一CTU行中。然后,处理电路检查所述参考块的左边界是否在左侧第N个CTU的右侧,并且所述参考块的右边界是否在所述当前CTU的左侧。

[0021] 在一些实施例中,处理电路检查所述参考块是否至少部分地位于左侧第N个CTU中,所述左侧第N个CTU与所述当前CTU在同一CTU行中,其中,所述最大尺寸是所述当前CTU的所述尺寸的N倍,并且N是大于1的正数。

[0022] 此外,处理电路检查所述参考块的左侧是否在所述左侧第N个CTU中。当所述参考块至少部分地在所述左侧第N个CTU中时,处理电路确定在所述当前CTU中所述参考块的并置块是否至少部分地重建。在示例中,处理电路确定所述并置块的左上角是否已经重建。当所述当前CTU中的所述并置块至少部分地重建时,处理电路使指向所述参考块的所述块矢量无效。

[0023] 在一些示例中,处理电路确定所述左侧第N个CTU中的参考块区域,所述左侧第N个CTU包括所述参考块,在所述当前CTU中确定所述参考块区域的并置块区域是否至少部分地重建。然后,当所述当前CTU中的所述并置块区域至少部分地重建时,处理电路使指向所述参考块的所述块矢量无效。

[0024] 本公开的各方面还提供了一种存储指令的非易失性计算机可读介质,这些指令在被视频解码的计算机执行时使该计算机执行视频解码的方法。

附图说明

[0025] 从以下详细描述和附图,所公开的主题的其它特征、性质和各种优点将更加明显,其中:

[0026] 图1是帧内预测模式的示例性子集的示意图。

[0027] 图2是示例性帧内预测方向的图示。

[0028] 图3是根据实施例的通信系统的简化框图的示意图。

[0029] 图4是根据实施例的另一通信系统的简化框图的示意图。

[0030] 图5是根据实施例的解码器的简化框图的示意图。

[0031] 图6是根据实施例的编码器的简化框图的示意图。

[0032] 图7示出了根据另一个实施例的编码器的框图。

[0033] 图8示出了根据另一个实施例的解码器的框图。

[0034] 图9示出了根据本公开的实施例的帧内块复制的示例。

[0035] 图10A至图10D示出了根据本公开的实施例的用于帧内块复制模式的有效搜索范围的示例。

[0036] 图11示出了根据本公开的一些实施例的并置块(collocated blocks)的示例。

[0037] 图12示出了根据本公开的一些实施例的并置块的示例。

[0038] 图13示出了概述根据本公开的一些实施例的方法示例的流程图。

[0039] 图14是根据实施例的计算机系统的示意图。

具体实施方式

[0040] 图3是根据本申请公开的实施例的通信系统(300)的简化框图。通信系统(300)包括多个终端装置,所述终端装置可通过例如网络(350)彼此通信。举例来说,通信系统(300)包括通过网络(350)互连的第一终端装置(310)和第二终端装置(320)。在图3的实施例中,第一终端装置(310)和第二终端装置(320)执行单向数据传输。举例来说,第一终端装置(310)可对视频数据(例如由终端装置(310)采集的视频图片流)进行编码以通过网络(350)传输到第二终端装置(320)。已编码的视频数据以一个或多个已编码视频码流形式传输。第二终端装置(320)可从网络(350)接收已编码视频数据,对已编码视频数据进行解码以恢复视频数据,并根据恢复的视频数据显示视频图片。单向数据传输在媒体服务等应用中是较常见的。

[0041] 在另一实施例中,通信系统(300)包括执行已编码视频数据的双向传输的第三终端装置(330)和第四终端装置(340),所述双向传输可例如在视频会议期间发生。对于双向数据传输,第三终端装置(330)和第四终端装置(340)中的每个终端装置可对视频数据(例如由终端装置采集的视频图片流)进行编码,以通过网络(350)传输到第三终端装置(330)和第四终端装置(340)中的另一终端装置。第三终端装置(330)和第四终端装置(340)中的每个终端装置还可接收由第三终端装置(330)和第四终端装置(340)中的另一终端装置传输的已编码视频数据,且可对所述已编码视频数据进行解码以恢复视频数据,且可根据恢

复的视频数据在可访问的显示装置上显示视频图片。

[0042] 在图3的实施例中,第一终端装置(310)、第二终端装置(320)、第三终端装置(330)和第四终端装置(340)可为服务器、个人计算机和智能电话,但本申请公开的原理可不限于此。本申请公开的实施例适用于膝上型计算机、平板电脑、媒体播放器和/或专用视频会议设备。网络(350)表示在第一终端装置(310)、第二终端装置(320)、第三终端装置(330)和第四终端装置(340)之间传送已编码视频数据的任何数目的网络,包括例如有线(连线的)和/或无线通信网络。通信网络(350)可在电路交换和/或分组交换信道中交换数据。该网络可包括电信网络、局域网、广域网和/或互联网。出于本申请的目的,除非在下文中有所解释,否则网络(350)的架构和拓扑对于本申请公开的操作来说可能是无关紧要的。

[0043] 作为实施例,图4示出视频编码器和视频解码器在流式传输环境中的放置方式。本申请所公开主题可同等地适用于其它支持视频的应用,包括例如视频会议、数字TV、在包括CD、DVD、存储棒等的数字介质上存储压缩视频等等。

[0044] 流式传输系统可包括采集子系统(413),所述采集子系统可包括数码相机等视频源(401),所述视频源创建未压缩的视频图片流(402)。在实施例中,视频图片流(402)包括由数码相机拍摄的样本。相较于已编码的视频数据(404)(或已编码的视频码流),视频图片流(402)被描绘为粗线以强调高数据量的视频图片流,视频图片流(402)可由电子装置(420)处理,所述电子装置(420)包括耦接到视频源(401)的视频编码器(403)。视频编码器(403)可包括硬件、软件或软硬件组合以实现或实施如下文更详细地描述的所公开主题的各方面。相较于视频图片流(402),已编码的视频数据(404)(或已编码的视频码流(404))被描绘为细线以强调较低数据量的已编码的视频数据(404)(或已编码的视频码流(404)),其可存储在流式传输服务器(405)上以供将来使用。一个或多个流式传输客户端子系统,例如如图4中的客户端子系统(406)和客户端子系统(408),可访问流式传输服务器(405)以检索已编码的视频数据(404)的副本(407)和副本(409)。客户端子系统(406)可包括例如电子装置(430)中的视频解码器(410)。视频解码器(410)对已编码的视频数据的传入副本(407)进行解码,且产生可在显示器(412)(例如显示屏)或另一呈现装置(未描绘)上呈现的输出视频图片流(411)。在一些流式传输系统中,可根据某些视频编码/压缩标准对已编码的视频数据(404)、视频数据(407)和视频数据(409)(例如视频码流)进行编码。该些标准的实施例包括ITU-T H.265。在实施例中,正在开发的视频编码标准非正式地称为下一代视频编码(Versatile Video Coding,VVC),本申请可用于VVC标准的上下文中。

[0045] 应注意,电子装置(420)和电子装置(430)可包括其它组件(未示出)。举例来说,电子装置(420)可包括视频解码器(未示出),且电子装置(430)还可包括视频编码器(未示出)。

[0046] 图5是根据本申请公开的实施例的视频解码器(510)的框图。视频解码器(510)可设置在电子装置(530)中。电子装置(530)可包括接收器(531)(例如接收电路)。视频解码器(510)可用于代替图4实施例中的视频解码器(510)。

[0047] 接收器(531)可接收将由视频解码器(510)解码的一个或多个已编码视频序列;在同一实施例或另一实施例中,一次接收一个已编码视频序列,其中每个已编码视频序列的解码独立于其它已编码视频序列。可从信道(501)接收已编码视频序列,所述信道可以是通向存储已编码的视频数据的存储装置的硬件/软件链路。接收器(531)可接收已编码的视频

数据以及其它数据,例如,可转发到它们各自的使用实体(未标示)的已编码音频数据和/或辅助数据流。接收器(531)可将已编码视频序列与其它数据分开。为了防止网络抖动,缓冲存储器(515)可耦接在接收器(531)与熵解码器/解析器(520)(此后称为“解析器(520)”)之间。在某些应用中,缓冲存储器(515)是视频解码器(510)的一部分。在其它情况下,所述缓冲存储器(515)可设置在视频解码器(510)外部(未标示)。而在其它情况下,视频解码器(510)的外部设置缓冲存储器(未标示)以例如防止网络抖动,且在视频解码器(510)的内部可配置另一缓冲存储器(515)以例如处理播出定时。而当接收器(531)从具有足够带宽和可控性的存储/转发装置或从等时同步网络接收数据时,也可能不需要配置缓冲存储器(515),或可以将所述缓冲存储器做得较小。当然,为了在互联网等业务分组网络上使用,也可能需要缓冲存储器(515),所述缓冲存储器可相对较大且可具有自适应性尺寸,且可至少部分地实施于操作系统或视频解码器(510)外部的类似元件(未标示)中。

[0048] 视频解码器(510)可包括解析器(520)以根据已编码视频序列重建符号(521)。这些符号的类别包括用于管理视频解码器(510)的操作的信息,以及用以控制显示装置(512)(例如,显示屏)等显示装置的潜在信息,所述显示装置不是电子装置(530)的组成部分,但可耦接到电子装置(530),如图5中所示。用于显示装置的控制信息可以是辅助增强信息(Supplemental Enhancement Information,SEI消息)或视频可用性信息(Video Usability Information,VUI)的参数集片段(未标示)。解析器(520)可对接收到的已编码视频序列进行解析/熵解码。已编码视频序列的编码可根据视频编码技术或标准进行,且可遵循各种原理,包括可变长度编码、霍夫曼编码(Huffman coding)、具有或不具有上下文灵敏度的算术编码等等。解析器(520)可基于对应于群组的至少一个参数,从已编码视频序列提取用于视频解码器中的像素的子群中的至少一个子群的子群参数集。子群可包括图片群组(Group of Pictures,GOP)、图片、图块、切片、宏块、编码单元(Coding Unit,CU)、块、变换单元(Transform Unit,TU)、预测单元(Prediction Unit,PU)等等。解析器(520)还可从已编码视频序列提取信息,例如变换系数、量化器参数值、运动矢量等等。

[0049] 解析器(520)可对从缓冲存储器(515)接收的视频序列执行熵解码/解析操作,从而创建符号(521)。

[0050] 取决于已编码视频图片或一部分已编码视频图片(例如:帧间图片和帧内图片、帧间块和帧内块)的类型以及其它因素,符号(521)的重建可涉及多个不同单元。涉及哪些单元以及涉及方式可由解析器(520)从已编码视频序列解析的子群控制信息控制。为了简洁起见,未描述解析器(520)与下文的多个单元之间的此类子群控制信息流。

[0051] 除已经提及的功能块以外,视频解码器(510)可在概念上细分成如下文所描述的数个功能单元。在商业约束下运行的实际实施例中,这些单元中的许多单元彼此紧密交互并且可以彼此集成。然而,出于描述所公开主题的目的,概念上细分成下文的功能单元是适当的。

[0052] 第一单元是缩放器/逆变换单元(551)。缩放器/逆变换单元(551)从解析器(520)接收作为符号(521)的量化变换系数以及控制信息,包括使用哪种变换方式、块尺寸、量化因子、量化缩放矩阵等。缩放器/逆变换单元(551)可输出包括样本值的块,所述样本值可输入到聚合器(555)中。

[0053] 在一些情况下,缩放器/逆变换单元(551)的输出样本可属于帧内编码块;即:不使

用来自先前重建的图像的预测性信息,但可使用来自当前图像的先前重建部分的预测性信息的块。此类预测性信息可由帧内图片预测单元(552)提供。在一些情况下,帧内图片预测单元(552)采用从当前图片缓冲器(558)提取的已重建信息生成尺寸和形状与正在重建的块相同的周围块。举例来说,当前图片缓冲器(558)缓冲部分重建的当前图片和/或完全重建的当前图片。在一些情况下,聚合器(555)基于每个样本,将帧内预测单元(552)生成的预测信息添加到由缩放器/逆变换单元(551)提供的输出样本信息中。

[0054] 在其它情况下,缩放器/逆变换单元(551)的输出样本可属于帧间编码和潜在运动补偿块。在此情况下,运动补偿预测单元(553)可访问参考图片存储器(557)以提取用于预测的样本。在根据符号(521)对提取的样本进行运动补偿之后,这些样本可由聚合器(555)添加到缩放器/逆变换单元(551)的输出(在这种情况下被称作残差样本或残差信号),从而生成输出样本信息。运动补偿预测单元(553)从参考图片存储器(557)内的地址获取预测样本可受到运动矢量控制,且所述运动矢量以所述符号(521)的形式而供运动补偿预测单元(553)使用,所述符号(521)例如是包括X、Y和参考图片分量。运动补偿还可包括在使用子样本精确运动矢量时,从参考图片存储器(557)提取的样本值的内插、运动矢量预测机制等等。

[0055] 聚合器(555)的输出样本可在环路滤波器单元(556)中被各种环路滤波技术采用。视频压缩技术可包括环路内滤波器技术,所述环路内滤波器技术受控于包括在已编码视频序列(也称作已编码视频码流)中的参数,且所述参数作为来自解析器(520)的符号(521)可用于环路滤波器单元(556)。然而,在其他实施例中,视频压缩技术还可响应于在解码已编码图片或已编码视频序列的先前(按解码次序)部分期间获得的元信息,以及响应于先前重建且经过环路滤波的样本值。

[0056] 环路滤波器单元(556)的输出可以是样本流,所述样本流可输出到显示装置(512)以及存储在参考图片存储器(557),以用于后续的帧间图片预测。

[0057] 一旦完全重建,某些已编码图片就可用作参考图片以用于将来预测。举例来说,一旦对应于当前图片的已编码图片被完全重建,且已编码图片(通过例如解析器(520))被识别为参考图片,则当前图片缓冲器(558)可变为参考图片存储器(557)的一部分,且可在开始重建后续已编码图片之前重新分配新的当前图片缓冲器。

[0058] 视频解码器(510)可根据例如ITU-T H.265标准中的预定视频压缩技术执行解码操作。在已编码视频序列遵循视频压缩技术或标准的语法以及视频压缩技术或标准中记录的配置文件的意义下,已编码视频序列可符合所使用的视频压缩技术或标准指定的语法。具体地说,配置文件可从视频压缩技术或标准中可用的所有工具中选择某些工具作为在所述配置文件下可供使用的仅有工具。对于合规性,还要求已编码视频序列的复杂度处于视频压缩技术或标准的层级所限定的范围内。在一些情况下,层级限制最大图片尺寸、最大帧率、最大重建取样率(以例如每秒兆(mega)个样本为单位进行测量)、最大参考图片尺寸等。在一些情况下,由层级设定的限制可通过假想参考解码器(Hypothetical Reference Decoder,HRD)规范和已编码视频序列中用信号表示的HRD缓冲器管理的元数据来进一步限定。

[0059] 在实施例中,接收器(531)可连同已编码视频一起接收附加(冗余)数据。所述附加数据可以是已编码视频序列的一部分。所述附加数据可由视频解码器(510)用以对数据进

行适当解码和/或较准确地重建原始视频数据。附加数据可呈例如时间、空间或信噪比 (signal noise ratio, SNR) 增强层、冗余切片、冗余图片、前向纠错码等形式。

[0060] 图6是根据本申请公开的实施例的视频编码器(603)的框图。视频编码器(603)设置于电子装置(620)中。电子装置(620)包括传输器(640)(例如传输电路)。视频编码器(603)可用于代替图4实施例中的视频编码器(403)。

[0061] 视频编码器(603)可从视频源(601)(并非图6实施例中的电子装置(620)的一部分)接收视频样本,所述视频源可采集将由视频编码器(603)编码的视频图像。在另一实施例中,视频源(601)是电子装置(620)的一部分。

[0062] 视频源(601)可提供将由视频编码器(603)编码的呈数字视频样本流形式的源视频序列,所述数字视频样本流可具有任何合适位深度(例如:8位、10位、12位……)、任何色彩空间(例如BT.601 Y CrCb、RGB……)和任何合适取样结构(例如Y CrCb 4:2:0、Y CrCb 4:4:4)。在媒体服务系统中,视频源(601)可以是存储先前已准备的视频的存储装置。在视频会议系统中,视频源(601)可以是采集本地图像信息作为视频序列的相机。可将视频数据提供为多个单独的图片,当按顺序观看时,这些图片被赋予运动。图片自身可构建为空间像素阵列,其中取决于所用的取样结构、色彩空间等,每个像素可包括一个或多个样本。所属领域的技术人员可以很容易理解像素与样本之间的关系。下文侧重于描述样本。

[0063] 根据实施例,视频编码器(603)可实时或在由应用所要求的任何其它时间约束下,将源视频序列的图片编码且压缩成已编码视频序列(643)。施行适当的编码速度是控制器(650)的一个功能。在一些实施例中,控制器(650)控制如下文所描述的其它功能单元且在功能上耦接到这些单元。为了简洁起见,图中未标示耦接。由控制器(650)设置的参数可包括速率控制相关参数(图片跳过、量化器、率失真优化技术的 λ 值等)、图片尺寸、图片群组(group of pictures, GOP)布局,最大运动矢量搜索范围等。控制器(650)可用于具有其它合适的功能,这些功能涉及针对某一系统设计优化的视频编码器(603)。

[0064] 在一些实施例中,视频编码器(603)在编码环路中进行操作。作为简单的描述,在实施例中,编码环路可包括源编码器(630)(例如,负责基于待编码的输入图片和参考图片创建符号,例如符号流)和嵌入于视频编码器(603)中的(本地)解码器(633)。解码器(633)以类似于(远程)解码器创建样本数据的方式重建符号以创建样本数据(因为在本申请所考虑的视频压缩技术中,符号与已编码视频码流之间的任何压缩是无损的)。将重建的样本流(样本数据)输入到参考图片存储器(634)。由于符号流的解码产生与解码器位置(本地或远程)无关的位精确结果,因此参考图片存储器(634)中的内容在本地编码器与远程编码器之间也是按比特位精确对应的。换句话说,编码器的预测部分“看到”的参考图片样本与解码器将在解码期间使用预测时所“看到”的样本值完全相同。这种参考图片同步性基本原理(以及在例如因信道误差而无法维持同步性的情况下产生的漂移)也用于一些相关技术。

[0065] “本地”解码器(633)的操作可与例如已在上文结合图5详细描述视频解码器(510)的“远程”解码器相同。然而,另外简要参考图5,当符号可用且熵编码器(645)和解析器(520)能够无损地将符号编码/解码为已编码视频序列时,包括缓冲存储器(515)和解析器(520)在内的视频解码器(510)的熵解码部分,可能无法完全在本地解码器(633)中实施。

[0066] 此时可以观察到,除存在于解码器中的解析/熵解码之外的任何解码器技术,也必定以基本上相同的功能形式存在于对应的编码器中。出于此原因,本申请侧重于解码器操

作。可简化编码器技术的描述,因为编码器技术与全面地描述的解码器技术互逆。仅在某些区域中需要更详细的描述,并且在下文提供。

[0067] 在操作期间,在一些实施例中,源编码器(630)可执行运动补偿预测编码。参考来自视频序列中被指定为“参考图片”的一个或多个先前已编码图片,所述运动补偿预测编码对输入图片进行预测性编码。以此方式,编码引擎(632)对输入图片的像素块与参考图片的像素块之间的差异进行编码,所述参考图片可被选作所述输入图片的预测参考。

[0068] 本地视频解码器(633)可基于源编码器(630)创建的符号,对可指定为参考图片的图片的已编码视频数据进行解码。编码引擎(632)的操作可为有损过程。当已编码视频数据可在视频解码器(图6中未示)处被解码时,重建的视频序列通常可以是带有一些误差的源视频序列的副本。本地视频解码器(633)复制解码过程,所述解码过程可由视频解码器对参考图片执行,且可使重建的参考图片存储在参考图片高速缓存(634)中。以此方式,视频编码器(603)可在本地存储重建的参考图片的副本,所述副本与将由远端视频解码器获得的重建参考图片具有共同内容(不存在传输误差)。

[0069] 预测器(635)可针对编码引擎(632)执行预测搜索。即,对于将要编码的新图片,预测器(635)可在参考图片存储器(634)中搜索可作为所述新图片的适当预测参考的样本数据(作为候选参考像素块)或某些元数据,例如参考图片运动矢量、块形状等。预测器(635)可基于样本块逐像素块操作,以找到合适的预测参考。在一些情况下,根据预测器(635)获得的搜索结果,可确定输入图片可具有从参考图片存储器(634)中存储的多个参考图片取得的预测参考。

[0070] 控制器(650)可管理源编码器(630)的编码操作,包括例如设置用于对视频数据进行编码的参数和子群参数。

[0071] 可在熵编码器(645)中对所有上述功能单元的输出生成熵编码。熵编码器(645)根据例如霍夫曼编码、可变长度编码、算术编码等技术对各种功能单元生成的符号进行无损压缩,从而将所述符号转换成已编码视频序列。

[0072] 传输器(640)可缓冲由熵编码器(645)创建的已编码视频序列,从而为通过通信信道(660)进行传输做准备,所述通信信道可以是通向将存储已编码的视频数据的存储装置的硬件/软件链路。传输器(640)可将来自视频编码器(603)的已编码视频数据与要传输的其它数据合并,所述其它数据例如是已编码音频数据和/或辅助数据流(未示出来源)。

[0073] 控制器(650)可管理视频编码器(603)的操作。在编码期间,控制器(650)可以为每个已编码图片分配某一已编码图片类型,但这可能影响可应用于相应的图片的编码技术。例如,通常可将图片分配为以下任一种图片类型:

[0074] 帧内图片(I图片),其可以是不将序列中的任何其它图片用作预测源就可被编码和解码的图片。一些视频编解码器容许不同类型的帧内图片,包括例如独立解码器刷新(Independent Decoder Refresh,“IDR”)图片。所属领域的技术人员了解I图片的变体及其相应的应用和特征。

[0075] 预测性图片(P图片),其可以是可使用帧内预测或帧间预测进行编码和解码的图片,所述帧内预测或帧间预测使用至多一个运动矢量和参考索引来预测每个块的样本值。

[0076] 双向预测性图片(B图片),其可以是可使用帧内预测或帧间预测进行编码和解码的图片,所述帧内预测或帧间预测使用至多两个运动矢量和参考索引来预测每个块的样本

值。类似地,多个预测性图片可使用多于两个参考图片和相关联元数据以用于重建单个块。

[0077] 源图片通常可在空间上细分成多个样本块(例如, 4×4 、 8×8 、 4×8 或 16×16 个样本的块),且逐块进行编码。这些块可参考其它(已编码)块进行预测编码,根据应用于块的相应图片的编码分配来确定所述其它块。举例来说,I图片的块可进行非预测编码,或所述块可参考同一图片的已经编码的块来进行预测编码(空间预测或帧内预测)。P图片的像素块可参考一个先前编码的参考图片通过空间预测或通过时域预测进行预测编码。B图片的块可参考一个或两个先前编码的参考图片通过空间预测或通过时域预测进行预测编码。

[0078] 视频编码器(603)可根据例如ITU-T H.265建议书的预定视频编码技术或标准执行编码操作。在操作中,视频编码器(603)可执行各种压缩操作,包括利用输入视频序列中的时间和空间冗余的预测编码操作。因此,已编码视频数据可符合所用视频编码技术或标准指定的语法。

[0079] 在实施例中,传输器(640)可在传输已编码的视频时传输附加数据。源编码器(630)可将此类数据作为已编码视频序列的一部分。附加数据可包括时间/空间/SNR增强层、冗余图片和切片等其它形式的冗余数据、SEI消息、VUI参数集片段等。

[0080] 采集到的视频可作为呈时间序列的多个源图片(视频图片)。帧内图片预测(常常简化为帧内预测)利用给定图片中的空间相关性,而帧间图片预测则利用图片之间的(时间或其它)相关性。在实施例中,将正在编码/解码的特定图片分割成块,正在编码/解码的特定图片被称作当前图片。在当前图片中的块类似于视频中先前已编码且仍被缓冲的参考图片中的参考块时,可通过称作运动矢量的矢量对当前图片中的块进行编码。所述运动矢量指向参考图片中的参考块,且在使用多个参考图片的情况下,所述运动矢量可具有识别参考图片的第三维度。

[0081] 在一些实施例中,双向预测技术可用于帧间图片预测中。根据双向预测技术,使用两个参考图片,例如按解码次序都在视频中的当前图片之前(但按显示次序可能分别是过去和将来)第一参考图片和第二参考图片。可通过指向第一参考图片中的第一参考块的第一运动矢量和指向第二参考图片中的第二参考块的第二运动矢量对当前图片中的块进行编码。具体来说,可通过第一参考块和第二参考块的组合来预测所述块。

[0082] 此外,合并模式技术可用于帧间图片预测中以改善编码效率。

[0083] 根据本申请公开的一些实施例,帧间图片预测和帧内图片预测等预测的执行以块为单位。举例来说,根据HEVC标准,将视频图片序列中的图片分割成编码树单元(coding tree unit,CTU)以用于压缩,图片中的CTU具有相同尺寸,例如 64×64 像素、 32×32 像素或 16×16 像素。一般来说,CTU包括三个编码树块(coding tree block,CTB),所述三个编码树块是一个亮度CTB和两个色度CTB。更进一步的,还可将每个CTU以四叉树拆分为一个或多个编码单元(coding unit,CU)。举例来说,可将 64×64 像素的CTU拆分为一个 64×64 像素的CU,或4个 32×32 像素的CU,或16个 16×16 像素的CU。在实施例中,分析每个CU以确定用于CU的预测类型,例如帧间预测类型或帧内预测类型。此外,取决于时间和/或空间可预测性,将CU拆分为一个或多个预测单元(prediction unit,PU)。通常,每个PU包括亮度预测块(prediction block,PB)和两个色度PB。在实施例中,编码(编码/解码)中的预测操作以预测块为单位来执行。以亮度预测块作为预测块为例,预测块包括像素值(例如,亮度值)的矩阵,例如 8×8 像素、 16×16 像素、 8×16 像素、 16×8 像素等等。

[0084] 图7是根据本申请公开的另一实施例的视频编码器(703)的图。视频编码器(703)用于接收视频图片序列中的当前视频图片内的样本值的处理块(例如预测块),且将所述处理块编码到作为已编码视频序列的一部分的已编码图片中。在本实施例中,视频编码器(703)用于代替图4实施例中的视频编码器(403)。

[0085] 在HEVC实施例中,视频编码器(703)接收用于处理块的样本值的矩阵,所述处理块为例如 8×8 样本的预测块等。视频编码器(703)使用例如率失真(rate-distortion, RD)优化来确定是否使用帧内模式、帧间模式或双向预测模式来编码所述处理块。当在帧内模式中编码处理块时,视频编码器(703)可使用帧内预测技术以将处理块编码到已编码图片中;且当在帧间模式或双向预测模式中编码处理块时,视频编码器(703)可分别使用帧间预测或双向预测技术将处理块编码到已编码图片中。在某些视频编码技术中,合并模式可以是帧间图片预测子模式,其中,在不借助预测值外部的已编码运动矢量分量的情况下,从一个或多个运动矢量预测值导出运动矢量。在某些其它视频编码技术中,可存在适用于主题块的运动矢量分量。在实施例中,视频编码器(703)包括其它组件,例如用于确定处理块模式的模式决策模块(未示出)。

[0086] 在图7的实施例中,视频编码器(703)包括如图7所示的耦接到一起的帧间编码器(730)、帧内编码器(722)、残差计算器(723)、开关(726)、残差编码器(724)、通用控制器(721)和熵编码器(725)。

[0087] 帧间编码器(730)用于接收当前块(例如处理块)的样本、比较所述块与参考图片中的一个或多个参考块(例如先前图片和后来图片中的块)、生成帧间预测信息(例如根据帧间编码技术的冗余信息描述、运动矢量、合并模式信息)、以及基于帧间预测信息使用任何合适的技术计算帧间预测结果(例如已预测块)。在一些实施例中,参考图片是基于已编码的视频信息解码的已解码参考图片。

[0088] 帧内编码器(722)用于接收当前块(例如处理块)的样本、在一些情况下比较所述块与同一图片中已编码的块、在变换之后生成量化系数、以及在一些情况下还(例如根据一个或多个帧内编码技术的帧内预测方向信息)生成帧内预测信息。在实施例中,帧内编码器(722)还基于帧内预测信息和同一图片中的参考块计算帧内预测结果(例如已预测块)。

[0089] 通用控制器(721)用于确定通用控制数据,且基于所述通用控制数据控制视频编码器(703)的其它组件。在实施例中,通用控制器(721)确定块的模式,且基于所述模式将控制信号提供到开关(726)。举例来说,当所述模式是帧内模式时,通用控制器(721)控制开关(726)以选择供残差计算器(723)使用的帧内模式结果,且控制熵编码器(725)以选择帧内预测信息且将所述帧内预测信息添加在码流中;以及当所述模式是帧间模式时,通用控制器(721)控制开关(726)以选择供残差计算器(723)使用的帧间预测结果,且控制熵编码器(725)以选择帧间预测信息且将所述帧间预测信息添加在码流中。

[0090] 残差计算器(723)用于计算所接收的块与选自帧内编码器(722)或帧间编码器(730)的预测结果之间的差(残差数据)。残差编码器(724)用于基于残差数据操作,以对残差数据进行编码以生成变换系数。在实施例中,残差编码器(724)用于将残差数据从时域转换到频域,且生成变换系数。变换系数接着经由量化处理以获得量化的变换系数。在各种实施例中,视频编码器(703)还包括残差解码器(728)。残差解码器(728)用于执行逆变换,且生成已解码残差数据。已解码残差数据可适当地由帧内编码器(722)和帧间编码器(730)使

用。举例来说,帧间编码器(730)可基于已解码残差数据和帧间预测信息生成已解码块,且帧内编码器(722)可基于已解码残差数据和帧内预测信息生成已解码块。适当处理已解码块以生成已解码图片,且在一些实施例中,所述已解码图片可在存储器电路(未示出)中缓冲并用作参考图片。

[0091] 熵编码器(725)用于将码流格式化以产生已编码的块。熵编码器(725)根据HEVC标准等合适标准产生各种信息。在实施例中,熵编码器(725)用于获得通用控制数据、所选预测信息(例如帧内预测信息或帧间预测信息)、残差信息和码流中的其它合适的信息。应注意,根据所公开的主题,当在帧间模式或双向预测模式的合并子模式中对块进行编码时,不存在残差信息。

[0092] 图8是根据本申请公开的另一实施例的视频解码器(810)的图。视频解码器(810)用于接收作为已编码视频序列的一部分的已编码图像,且对所述已编码图像进行解码以生成重建的图片。在实施例中,视频解码器(810)用于代替图4实施例中的视频解码器(410)。

[0093] 在图8实施例中,视频解码器(810)包括如图8中所示耦接到一起的熵解码器(871)、帧间解码器(880)、残差解码器(873)、重建模块(874)和帧内解码器(872)。

[0094] 熵解码器(871)可用于根据已编码图片来重建某些符号,这些符号表示构成所述已编码图片的语法元素。此类符号可包括例如用于对所述块进行编码的模式(例如帧内模式、帧间模式、双向预测模式、后两者的合并子模式或另一子模式)、可分别识别供帧内解码器(872)或帧间解码器(880)用以进行预测的某些样本或元数据的预测信息(例如帧内预测信息或帧间预测信息)、呈例如量化的变换系数形式的残差信息等等。在实施例中,当预测模式是帧间或双向预测模式时,将帧间预测信息提供到帧间解码器(880);以及当预测类型是帧内预测类型时,将帧内预测信息提供到帧内解码器(872)。残差信息可经由逆量化并提供到残差解码器(873)。

[0095] 帧间解码器(880)用于接收帧间预测信息,且基于所述帧间预测信息生成帧间预测结果。

[0096] 帧内解码器(872)用于接收帧内预测信息,且基于所述帧内预测信息生成预测结果。

[0097] 残差解码器(873)用于执行逆量化以提取解量化的变换系数,且处理所述解量化的变换系数,以将残差从频域转换到空间域。残差解码器(873)还可能某些控制信息(用以获得量化器参数QP),且所述信息可由熵解码器(871)提供(未标示数据路径,因为这仅仅是低量控制信息)。

[0098] 重建模块(874)用于在空间域中组合由残差解码器(873)输出的残差与预测结果(可由帧间预测模块或帧内预测模块输出)以形成重建的块,所述重建的块可以是重建的图片的一部分,所述重建的图片继而可以是重建的视频的一部分。应注意,可执行解块操作等其它合适的操作来改善视觉质量。

[0099] 应注意,可使用任何合适的技术来实施视频编码器(403)、视频编码器(603)和视频编码器(703)以及视频解码器(410)、视频解码器(510)和视频解码器(810)。在实施例中,可使用一个或多个集成电路来实施视频编码器(403)、视频编码器(603)和视频编码器(703)以及视频解码器(410)、视频解码器(510)和视频解码器(810)。在另一实施例中,可使用执行软件指令的一个或多个处理器来实施视频编码器(403)、视频编码器(603)和视频编

码器(703)以及视频解码器(410)、视频解码器(510)和视频解码器(810)。

[0100] 本公开的各方面提供用于帧内图片块补偿的编码/解码技术,具体地提供用于具有可变CTU尺寸的搜索范围调整的技术。

[0101] 基于块的补偿可以用于帧间预测和帧内预测。对于帧间预测,来自不同图片的基于块的补偿被称为运动补偿。对于帧内预测,也可以从同一图片内的先前重建的区域完成基于块的补偿。来自同一图片内的重建区域的基于块的补偿可以称为帧内图片块补偿(intra picture block compensation)、当前图片参考(CPR:current picture referencing)或帧内块复制(IBC:intra block copy)。指示同一图片内的当前块与参考块之间的偏移的位移矢量被称为块矢量(或简称为BV:block vector)。与运动补偿中可以为任何值(正或负,在x或y方向上)的运动矢量不同,块矢量具有几个约束条件以确保参考块是可用的并且已经被重建。而且,在一些示例中,出于并行处理考虑,排除了作为图块(tile)边界或波前阶梯形状(wavefront ladder shape)边界的一些参考区域。

[0102] 块矢量的编解码可以是显式的或隐式的。在显式模式(或在帧间编解码中称为高级运动矢量预测(AMVP:Advanced motion vector prediction)模式)中,发信号通知块矢量与其预测器之间的差异;在隐式模式中,与合并模式中的运动矢量类似,从预测器(称作块矢量预测器)中恢复块矢量。在一些实施方式中,块矢量的分辨率限于整数位置;在其它系统中,可以允许块矢量指向分数位置。

[0103] 在一些示例中,可以使用称为IBC标志的块级标志来发信号通知在块级处使用帧内块复制。在实施例中,在当前块没有以合并模式进行编解码时,发信号通知IBC标志。在其它实例中,通过参考索引方法来发信号通知在块级处使用帧内块复制。然后将进行解码的当前图片作为参考图片。在示例中,此参考图片被放在参考图片列表的最后位置中。该特殊参考图片还与诸如解码图片缓冲器(DPB:Decoded Picture Buffer)之类的缓冲器中的其它时间参考图片一起进行管理。

[0104] 帧内块复制还存在一些变化,诸如翻转的帧内块复制(参考块在用于预测当前块之前,被水平或竖直地翻转)或基于行的帧内块复制(MxN编解码块内的每个补偿单元是Mx1或1xN行)。

[0105] 图9示出了根据本公开的实施例的帧内块复制的示例。当前图片(900)正进行解码。当前图片(900)包括重建区域(910)(虚线区域)和待解码区域(920)(白色区域)。当前块(930)正由解码器进行重建。可以从重建区域(910)中的参考块(940)来重建当前块(930)。参考块(940)与当前块(930)之间的位置偏移被称为块矢量(950)(或BV(950))。

[0106] 在一些示例(例如,VVC)中,帧内块复制模式的搜索范围被限制在当前CTU内。然后,用于存储帧内块复制模式的参考样本的内存要求是样本的1个(最大)CTU尺寸。在示例中,(最大)CU具有128x128个样本的尺寸。在一些示例中,CTU被划分为四个块区域,每个块区域具有64x64个样本的尺寸。因此,在一些实施例中,总存储器(例如,具有比主存储器快的存取速度的高速缓冲存储器)能够存储尺寸为128x128的样本,并且总存储器包括现有的参考样本存储器部分以存储当前块中的重建样本,诸如64x64区域,并且包括附加的存储器部分以存储尺寸为64x64的三个其它区域的样本。因此,在一些示例中,帧内块复制模式的有效搜索范围被扩展到左侧CTU的某个部分,而对于存储参考像素的总存储器要求保持不变(例如,1个CTU尺寸、总共64x64参考样本存储器的4倍)。

[0107] 在一些实施例中,执行更新过程以将来自左侧CTU的存储的参考样本更新为来自当前CTU的重建的样本。具体地,在一些示例中,更新过程基于64x64亮度块(luma)样本来完成。在实施例中,对于CTU尺寸的存储器中的四个64x64块区域中的每一个块区域,来自左侧CTU的区域中的参考样本可以用于以CPR模式预测当前CTU中的编解码块,直到当前CTU的同一区域中的任何块正进行编解码或已经被编解码为止。

[0108] 图10A至图10D示出了根据本公开的实施例的用于帧内块复制模式的有效搜索范围的示例。在一些实例中,编码器/解码器包括高速缓冲存储器,该高速缓冲存储器能够存储一个CTU的样本,诸如128x128个样本。此外,在图10A至10D的示例中,用于预测的当前块区域具有64x64个样本的尺寸。应注意,可以针对其它合适尺寸的当前块区域适当地修改实例。

[0109] 图10A至图10D中的每一者示出了当前CTU(1020)和左侧CTU(1010)。左侧CTU(1010)包括四个块区域(1011)至(1014),并且每个块区域具有64x64个样本的样本尺寸。当前CTU(1020)包括四个块区域(1021)至(1024),并且每个块区域具有64x64个样本的样本尺寸。当前CTU(1020)是包括正重建的当前块区域(如标签“curr”所示,并具有竖直条纹图案)的CTU。左侧CTU(1010)是当前CTU(1020)左侧的最接近邻居。应注意,在图10A至10D中,灰色块是已经重建的块区域,而白色块是待重建的块区域。

[0110] 在图10A中,正重建的当前块区域是块区域(1021)。高速缓冲存储器存储块区域(1012)、(1013)和(1014)中的经重建样本,并且高速缓冲存储器将用于存储当前块区域(1021)的经重建样本。在图10A的示例中,用于当前块区域(1021)的有效搜索范围包括左侧CTU(1010)中的块区域(1012)、(1013)和(1014),其重建样本存储在高速缓冲存储器中。应注意,在实施例中,块区域(1011)的重建样本存储在主存储器中(例如,在块区域(1021)重建之前从高速缓冲存储器复制到主存储器),该主存储器具有比高速缓冲存储器慢的存取速度。

[0111] 在图10B中,正重建的当前块区域是块区域(1022)。高速缓冲存储器存储块区域(1013)、(1014)和(1021)中的重建样本,并且高速缓冲存储器将用于存储当前块区域(1022)的重建样本。在图10B的示例中,用于当前块区域(1022)的有效搜索范围包括左侧CTU(1010)中的块区域(1013)和(1014)以及当前CTU(1020)中的块区域(1021),其重建样本存储在高速缓冲存储器中。应注意,在实施例中,块区域(1012)的重建样本存储在主存储器中(例如,在块区域(1022)重建之前从高速缓冲存储器复制到主存储器),该主存储器具有比高速缓冲存储器慢的存取速度。

[0112] 在图10C中,正重建的当前块区域是块区域(1023)。高速缓冲存储器存储块区域(1014)、(1021)和(1022)中的重建样本,并且高速缓冲存储器将用于存储当前块区域(1023)的重建样本。在图10C的示例中,用于当前块(1023)的有效搜索范围包括左侧CTU(1010)中的块区域(1014)以及当前CTU(1020)中的块区域(1021)和(1022),其重建样本存储在高速缓冲存储器中。应注意,在实施例中,块区域(1013)的重建样本存储在主存储器中(例如,在块区域(1023)重建之前从高速缓冲存储器复制到主存储器),该主存储器具有比高速缓冲存储器慢的存取速度。

[0113] 在图10D中,正重建的当前块区域是块区域(1024)。高速缓冲存储器存储块区域(1021)、(1022)和(1023)中的重建样本,并且高速缓冲存储器将用于存储当前块区域

(1024)的重建样本。在图10D的示例中,用于当前块区域(1024)的有效搜索范围包括当前CTU(1020)中的块(1021)、(1022)和(1023),其重建样本存储在高速缓冲存储器中。应注意,在实施例中,块区域(1014)的重建样本存储在主存储器中(例如,在块区域(1024)重建之前从高速缓冲存储器复制到主存储器),该主存储器具有比高速缓冲存储器慢的存取速度。

[0114] 在上述示例中,高速缓冲存储器具有1个(最大)CTU尺寸的总存储器空间。可以针对其它合适的CTU尺寸适当地调整实例。应注意,在一些示例中,高速缓冲存储器被称为参考样本存储器。

[0115] 所提出的方法可以单独使用或以任何顺序进行组合使用。此外,方法(或实施例)、编码器和解码器中的每一者可以由处理电路(例如,一个或多个处理器或一个或多个集成电路)实施。在一个示例中,一个或多个处理器执行存储在非易失性计算机可读介质中的程序。在下文中,术语块可以被理解为预测块、编解码块或编解码单元(即,CU)。

[0116] 本公开的各方面提供了当CTU尺寸改变为例如,小于最大CTU尺寸时,进行搜索范围调整的技术。在实施方式中,用于存储先前已编解码的CU的参考样本以用于将来的帧内块复制参考的已指定存储器被称为参考样本存储器(在一些示例中被称为高速缓冲存储器)。在本公开中,提出了在某些参考区域约束下,改进帧内块复制性能的方法。更具体地,用于搜索的参考样本存储器的尺寸受到限制。在下面的讨论中,参考样本存储器的尺寸被固定为128x128个亮度块样本(连同对应的色度样本)。在一些示例中(例如,在VVC标准中),参考样本的一个最大CTU尺寸被视为指定的存储器尺寸。所提出的方法可以进一步扩展到不同的存储器尺寸/CTU尺寸组合,诸如针对CTU尺寸的64x64个亮度块样本(加上对应的色度样本)和针对存储器尺寸的128x128个亮度块样本(和对应的色度样本)等。

[0117] 根据本公开的方面,本公开中的并置块(collocated block)是指具有相同尺寸和相同形状的一对块,并置块中的一个块在先前已编码的CTU中,并置块中的另一个块在当前CTU中,并且该对中的一个块被称为该对中的另一块的并置块。此外,当内存缓冲器尺寸被设计为存储最大尺寸(例如,128x128)的CTU时,则在示例中,前一CTU是指到当前CTU的左侧具有一个CTU宽度亮度样本偏移量的CTU。另外,这两个并置块分别相对于它们自己的CTU的左上角具有相同的位置偏移量。或者换句话说,在一些示例中,并置块是相对于图片的左上角具有相同y坐标,但是在x坐标中彼此具有CTU宽度差的那两个块。

[0118] 图11示出了根据本公开的一些实施例的并置块的示例。在图11的示例中,示出了解码期间的当前CTU和左侧CTU。已重建的区域以灰色示出,而待重建区域以白色示出。图11示出了解码期间帧内块复制模式中的当前块的左侧CTU中的参考块的三个示例。这三个示例被示为参考块1、参考块2和参考块3。图11还示出了参考块1的并置块1、参考块2的并置块2和参考块3的并置块3。在图11的示例中,参考样本存储器的尺寸是CTU尺寸。当前CTU和左侧CTU的重建样本以互补方式存储在参考样本存储器中。在将当前CTU的重建样本写入参考样本存储器时,将重建样本写入左侧CTU中的并置样本(collated sample)中的位置中。在一个示例中,对于参考块3,因为并置块3位于当前CTU中,当前CTU中尚未进行重建,因此可以从参考样本存储器中找到参考块3。参考样本存储器仍存储来自左侧CTU的参考块3的样本,并且可以进行快速存取以取回参考块3的样本,并且在示例中,可以使用参考块3来以帧内块复制模式重建当前块。

[0119] 在另一个示例中,对于参考块1,当前CTU中的并置块1已完成重建,因此参考样本

存储器存储并置块1的样本,并且参考块1的样本已被存储在例如片外存储器(off-chip storage)中,所述片外存储器与参考样本存储器相比具有相对较高的延迟。因此,在示例中,无法在参考样本存储器中找到参考块1,并且在示例中参考块1不能用于以帧内块复制模式重建当前块。

[0120] 类似地,在另一个示例中,对于参考块2,并置块2的一部分已进行重建,因此参考样本存储器已进行更新以存储并置块2的样本。因此,在示例中,参考块2不能是有效参考块,所述有效参考块用于以帧内块复制模式重建当前块。

[0121] 在一些实施例中,根据所述块矢量确定所述参考块是否可用;当确定所述参考块可用时,根据所述参考块的重建样本重建所述当前块的至少一个样本。

[0122] 在一些实施例中,根据所述块矢量,从所述参考样本存储器获取参考块的样本;将所述参考块的样本用作所述参考块的重建样本以重建所述当前块。

[0123] 通常,在帧内块复制模式中,对于先前解码的CTU中的参考块,当在当前CTU中的并置块尚未重建时,则参考块的样本在参考样本存储器中是可用的,并且可以访问参考样本存储器以取回参考块的样本以用作帧内块复制模式中的重建的参考。

[0124] 应注意,在上述示例中,检查当前CTU中的并置块的左上角样本,其也被称为参考块的左上角的并置样本。当在当前CTU中的并置样本尚未重建时,参考块的其余样本将全部用作帧内块复制中的参考。

[0125] 应注意,在上述示例中,参考样本存储器的存储器尺寸是一个CTU的尺寸,然后先前解码的CTU表示最接近当前CTU左侧的CTU。

[0126] 根据本公开的一方面,参考样本存储器的存储器尺寸可以大于一个CTU的尺寸。

[0127] 图12示出了根据本公开的一些实施例的并置块的示例。在图12的示例中,参考样本存储器被配置为具有N倍(N是等于或大于2的整数)的CTU尺寸,因此参考样本存储器可以存储重建样本,所述重建样本来自N+1个CTU,例如当前CTU(1210)、左侧最远的CTU(1230)以及当前CTU(1210)与左侧最远的CTU(1230)之间的一个或多个左中CTU(mid-left CTU)(1220),如图12所示。左侧CTU的数量等于N-1。当前CTU(1210)和左侧最远的CTU(1230)的重建样本以互补方式存储在参考样本存储器中。为了将当前CTU(1210)的重建样本存储在参考样本存储器中,将当前CTU(1210)的重建样本写入左侧最远的CTU(1230)的并置样本的位置中。已重建的区域以灰色示出,而待重建的区域以白色示出。在一些实施例中,从左侧最近的CTU到左侧最远的CTU对左侧CTU进行编号。例如,当前CTU 120的左侧最近的CTU是第一左侧CTU,左侧最远的CTU 1230是左侧第N个CTU,并且左侧最远的CTU的右侧的CTU是左侧第(N-1)个CTU。

[0128] 应注意,在图12的示例中,参考样本存储器尺寸是CTU尺寸的N倍,因此当前CTU(1210)中的样本重建期间,左中CTU(1220)的样本都是可用的。然而,左侧最远的CTU(1230)的样本在参考样本存储器中是部分可用的,并且受到类似约束,如图11的示例中所示。例如,解码期间帧内块复制模式中的当前块的左侧最远的CTU(1230)中的参考块的三个示例被示为参考块1、参考块2和参考块3。图12还示出了参考块1的并置块1、参考块2的并置块2和参考块3的并置块3。在这种情况下,一对并置块之间或样本之间的x坐标偏移将是CTU宽度的N倍。图12的其它描述类似于图11,并且已经在上面被提供了,并且为了清楚起见将在此处被省略。

[0129] 应注意, 在一些示例中, 左侧最远的CTU(1230)的重建样本的部分和当前CTU(1210)的重建样本的部分在参考样本存储器中是互补的。在当前CTU(1210)的样本进行重建时, 将当前CTU(1210)的重建样本在参考样本存储器中写入左侧最远的CTU(1230)的重建样本的位置中。在用参考样本存储器中的当前CTU(1210)的重建样本进行重写之前, 左侧最远的CTU(1230)的重建样本已经被写入主存储器。

[0130] 应注意, 图12的示例可以用于参考样本存储器尺寸等于或大于CTU尺寸的情形。例如, 当参考样本存储器尺寸是CTU尺寸的四倍时, 一个或多个左中CTU(1220)包括三个CTU, 而当参考样本存储器尺寸是CTU尺寸的十六倍时, 一个或多个左中CTU(1220)包括十五个CTU。在示例中, 当参考样本存储器尺寸等于CTU尺寸时, 不存在左中CTU(1220)。

[0131] 本公开的各方面提供了在当前CTU尺寸小于最大CTU尺寸并且参考样本存储器尺寸等于1个最大CTU尺寸时进行帧内块复制模式中的搜索范围调整的技术。然后, 参考样本存储器可以缓冲多个先前解码的CTU。当参考块来自左侧最近的CTU时, 对于可用性而言不需要附加的条件检查。在这种情况下, 整个左侧CTU可用于帧内块复制参考。在一些实施例中, 统一条件检查用于当前CTU尺寸等于最大CTU尺寸的情况和当前CTU尺寸小于最大CTU尺寸的情况。

[0132] 在以下实施例的描述中使用各种参数。

[0133] MaxCtbLog2SizeY 在 $\log_2$ 域中表示当CTU为正方形形状时在一侧(高度或宽度)的最大允许CTU尺寸。例如, 当最大允许CTU为 128×128 个亮度块样本高时, MaxCtbLog2SizeY 等于7。

[0134] 在 $\log_2$ 域中, CtbLog2SizeY 表示当CTU为正方形形状时在一侧(高度或宽度)的CTU尺寸。

[0135] CbHeight 表示编解码块(也称为当前块)的高度; cbWidth 表示编解码块的宽度。编解码块的左上角的位置被表示为 (x_{Cb}, y_{Cb}) , 编解码块的右上角的位置被表示为 $(x_{Cb} + \text{cbWidth} - 1, y_{Cb})$, 编解码块的左下角的位置被表示为 $(x_{Cb}, y_{Cb} + \text{cbHeight} - 1)$ 。

[0136] mvL0 表示块矢量, $\text{mvL0}[0]$ 表示块矢量 mvL0 的x分量, 分辨率为 $1/16$ 像素, $\text{mvL0}[1]$ 表示块矢量 mvL0 的y分量, 分辨率为 $1/16$ 像素。因此, 通过将 $\text{mvL0}[0]$ 右移四位来获得x分量的整数值, 并且通过将 $\text{mvL0}[1]$ 右移四位来获得y分量的整数值。

[0137] 根据本公开的一些方面, 使用两步约束过程来约束块矢量 mvL0 , 以确定 mvL0 是否是指向帧内块复制模式中的参考块的有效块矢量, 并且参考块被完全存储在参考样本存储器中。因此, 可以在不从主存储器(例如, 片外存储器)获取参考样本的情况下访问参考样本存储器。

[0138] 在第一步骤中, 检查块矢量 mvL0 以确定块矢量是否在指向基于CTU的搜索范围的潜在有效块矢量中, 该基于CTU的搜索范围包括参考样本存储器中具有所有或部分重建样本的任何CTU。例如, 基于CTU的搜索范围包括当前CTU, 左侧最远的CTU以及当前CTU与左侧最远的CTU之间的任何左侧CTU。在示例中, CTU尺寸等于最大允许CTU尺寸, 然后基于CTU的搜索范围包括当前CTU和左侧最远的CTU(在图11中被称为左侧CTU), 并且在当前CTU与左侧最远的CTU之间没有左中CTU。

[0139] 当块矢量 mvL0 是潜在有效块矢量时, 在第二步骤中进一步检查块矢量 mvL0 以确定块矢量是否是有效块矢量。例如, 在第二步骤中, 当块矢量指向左中CTU中的参考块时, 则块

矢量是有效块矢量。在第二步骤中,当块矢量指向左侧最远的CTU中的参考块时,进一步检查块矢量mvL0以确定参考块的并置块是否已经重建。

[0140] 在第一实施例中,CTU尺寸等于最大允许CTU尺寸,因此存储在参考样本存储器中的重建样本来自当前CTU或左侧最远的CTU(图11中的左侧CTU)。

[0141] 在第一步骤中,检查mvL0以确定块矢量是否指向基于CTU的搜索范围,所述搜索范围包括当前CTU和左侧最远的CTU。在一些示例中,具有相同y值的CTU形成CTU行,且具有相同x值的CTU形成CTU列。在一些示例中,针对块矢量mvL0的约束由等式1至等式4表达:

[0142] $(yCb + (mvL0[1] \gg 4)) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ (等式1)

[0143] $(yCb + (mvL0[1] \gg 4) + cbHeight - 1) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ (等式2)

$(xCb + (mvL0[0] \gg 4)) \gg CtbLog2SizeY \geq (xCb \gg CtbLog2SizeY) - 1$ (等式3)

[0144] $(xCb + (mvL0[0] \gg 4) + cbWidth - 1) \gg CtbLog2SizeY \leq (xCb \gg CtbLog2SizeY)$ (等式4)

[0145] 当满足等式1时,参考块的顶部与当前块在同一CTU行中。当满足等式2时,参考块的底部与当前块在同一CTU行中。当满足等式3时,在示例中,参考块的左侧与当前块在同一CTU列中,或者在当前块的左侧最近的CTU列中。当满足等式4时,在示例中,参考块的右侧与当前块在同一CTU列中,或者在当前块的左侧的CTU列中。因此,当在示例中满足等式1至等式4时,参考块在基于CTU的搜索范围内。

[0146] 在第二步骤中,当参考块在左侧最远的CTU中时,例如,当满足等式5时,检查块矢量mvL0以确定参考块的并置块是否已经重建。

[0147] $(xCb + (mvL[0] \gg 4)) \gg CtbLog2SizeY = (xCb \gg CtbLog2SizeY) - 1$ (等式5)

[0148] 在示例中,当前块的左上角为(xCb, yCb),则参考块的左上角为(xCb + (mvL[0] >> 4), yCb + (mvL0[1] >> 4)),并且参考块的并置块的左上角为(xCb + (mvL[0] >> 4) + (1 << CtbLog2SizeY), yCb + (mvL0[1] >> 4))。在示例中,并置块的左上角用于检查映射图,所述映射图用于跟踪图片的重建过程。当映射图上的位置为“假”(其指示在示例中并置块未进行重建)时,因此参考块在参考样本存储器中是可用的,并且可以用于在帧内块复制模式下重建当前块。然后,块矢量是有效块矢量。然而,当映射图上的位置为“真”(其指示在示例中并置块的至少一部分已经进行重建)时,因此已将并置块的样本存储在参考样本存储器中参考块的样本的位置处,并且参考块的样本在参考样本存储器中是不可用的。然后,块矢量mvL0不是有效块矢量。

[0149] 在第一实施例中,第二步骤是基于并置块,并且将第一实施例中的过程称为基于编解码单元(CU)的更新过程。

[0150] 在第二实施例中,第二步骤是基于块区域。例如,当CTU具有128x128个样本时,可以将CTU划分为四个块区域,每个块区域具有64x64个样本。类似地,在第二实施例中,CTU尺寸等于最大允许CTU尺寸,因此存储在参考样本存储器中的重建样本来自当前CTU或左侧最远的CTU(图11中的左侧CTU)。

[0151] 在第一步骤中,使用与第一实施例类似的方式,例如使用等式1至等式4,检查块矢

量mvL0以确定块矢量mvL0是否指向基于CTU的搜索范围,所述搜索范围包括当前CTU和左侧最远的CTU。

[0152] 在第二步骤中,当参考块在左侧最远的CTU中时,例如,当满足等式5时,检查块矢量mvL0以确定参考块的并置块区域(例如,64x64块区域)是否已经重建。

[0153] 在示例中,当前块的左上角为(xCb,yCb),则参考块的左上角为((xCb + (mvL[0] >> 4) , yCb + (mvL0[1] >> 4)),并且参考块的并置块区域的左上角为(((xCb + (mvL[0] >> 4) + (1 << CtbLog2SizeY)) >> (CtbLog2SizeY - 1)) << (CtbLog2SizeY - 1), ((yCb + (mvL0[1] >> 4)) >> (CtbLog2SizeY - 1)) << (CtbLog2SizeY - 1))。在示例中,并置块区域的左上角用于检查映射图,所述映射图用于跟踪图片的重建过程。当映射图上的位置为“假”(其指示在示例中并置块区域未进行重建)时,因此参考块在参考样本存储器中是可用的,并且可以用于在帧内块复制模式下重建当前块。然后,块矢量是有效块矢量。然而,当映射图上的位置为“真”(在示例中其指示并置块区域已进行重建或部分进行重建)时,则块矢量mvL0不是有效块矢量。

[0154] 在第二实施例中,第二步骤是基于并置块区域,并且将第二实施例中的过程称为基于块区域的更新过程。在第二实施例中,在当前CTU中的64x64块区域(并置块区域)的任何样本已被重建时,(当前样本)的所述并置样本所属的参考样本存储器中的对应区域将不可用于帧内块复制参考。

[0155] 根据本公开的方面,CTU尺寸通常随着宽度和/或高度的加倍或减半而发生变化。在示例中,当宽度和高度减半时,1个最大CTU尺寸的参考样本存储器可以存储4个CTU的样本。

[0156] 在一些实施例中,当使用Log2域中的当前CTU尺寸CtbLog2SizeY时,在参考样本存储缓冲器中存储参考样本数据的CTU的数量将是取决于MaxCtbLog2SizeY与CtbLog2SizeY之间的关系的变量。

[0157] 在第三实施例中,在Log2域中CTU尺寸是CtbLog2SizeY,因此存储在参考样本存储器中的重建样本来自当前CTU、左侧最远的CTU和位于当前CTU与左侧最远的CTU之间的一个或多个左中CTU中的任一者。

[0158] 在第一步骤中,检查块mvL0以确定块矢量mvL0是否指向基于CTU的搜索范围,所述搜索范围包括当前CTU、左侧最远的CTU和一个或多个左中CTU。在一些示例中,针对块矢量mvL0的约束由等式6至等式9表达:

[0159] $(yCb + (mvL0[1] \gg 4)) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ 等式6

[0160] $(yCb + (mvL0[1] \gg 4) + cbHeight - 1) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ 等式7

[0161] $(xCb + (mvL0[0] \gg 4)) \gg CtbLog2SizeY \geq (xCb \gg CtbLog2SizeY) - 1 \ll (2 * (MaxCtbLog2SizeY - CtbLog2SizeY))$ 等式8

[0162] $(xCb + (mvL0[0] \gg 4) + cbWidth - 1) \gg CtbLog2SizeY \leq (xCb \gg CtbLog2SizeY)$ 等式9

[0163] 当满足等式6时,参考块的顶部与当前块在同一CTU行中。当满足等式7时,参考块的底部与当前块在同一CTU行中。当满足等式8时,在示例中,参考块的左侧与当前CTU、一个或多个左中CTU以及左侧最远的CTU中的一者在同一CTU列中。当满足等式9时,参考块的右

侧与当前CTU中的一者在同一CTU列中,或者在当前CTU左侧的CTU(例如,一个或多个左中CTU、左侧最远的CTU等)中。因此,在示例中,当满足等式6至等式9时,参考块在基于CTU的搜索范围内。

[0164] 当块矢量 $mvL0$ 是潜在有效块矢量时,在第二步骤中进一步检查块矢量 $mvL0$,以确定块矢量是否是有效块矢量。例如,在第二步骤中,当块矢量指向左中CTU中的参考块时,例如,当不满足等式10时,则块矢量是有效块矢量。在示例中,在第二步骤中,当参考块在左侧最远的CTU中时,例如,当满足等式10时,进一步检查块矢量 $mvL0$,以确定参考块的并置块是否已经重建。

[0165] $(xCb + (mvL[0] \gg 4)) \gg CtbLog2SizeY = (xCb \gg CtbLog2SizeY) - (1 \ll (2 * (MaxCtbLog2SizeY - CtbLog2SizeY)))$ 等式10

[0166] 在示例中,当前块的左上角为 (xCb, yCb) ,则参考块的左上角为 $(xCb + (mvL[0] \gg 4), yCb + (mvL0[1] \gg 4))$,并且参考块的并置块的左上角为 $(xCb + (mvL[0] \gg 4) + (1 \ll 4^{(MaxCtbLog2SizeY - CtbLog2SizeY)}), yCb + (mvL0[1] \gg 4))$ 。在示例中,并置块的左上角用于检查映射图,所述映射图用于跟踪图片的重建过程。当映射图上的位置为“假”(在示例中其指示并置块未进行重建)时,因此参考块在参考样本存储器中是可用的,并且可以用于在帧内块复制模式下重建当前块。然后,块矢量是有效块矢量。然而,当映射图上的位置为“真”(在示例中其指示并置块的至少一部分已进行重建)时,因此已将并置块的样本存储在参考样本存储器中参考块的样本的位置处,并且参考块的样本在参考样本存储器中是不可用的。然后,块矢量 $mvL0$ 不是有效块矢量。

[0167] 在第三实施例中,第二步骤是基于并置块,并且将第三实施例中的过程称为基于CU的更新过程。

[0168] 在第四实施例中,第二步骤是基于块区域。例如,当在Log2域中CTU尺寸是 $CtbLog2SizeY$,在Log2域中的块区域尺寸是 $CtbLog2SizeY - 1$ 时,可以将CTU划分为具有相同尺寸的四个块区域。类似地,在第四实施例中,因此存储在参考样本存储器中的重建样本来自当前CTU、左侧最远的CTU以及位于当前CTU与左侧最远的CTU之间的一个或多个左中CTU。

[0169] 在第一步骤中,使用与第三实施例类似的方式,例如使用等式6至等式9,检查块矢量 $mvL0$ 以确定块矢量 $mvL0$ 是否是指向基于CTU的搜索范围的潜在有效块矢量,该基于CTU的搜索范围包括当前CTU、左侧最远的CTU以及当前CTU与左侧最远的CTU之间的一个或多个左中CTU。

[0170] 当块矢量 $mvL0$ 是潜在有效块矢量时,在第二步骤中进一步检查块矢量 $mvL0$ 以确定块矢量是否是有效块矢量。例如,在第二步骤中,当块矢量指向左中CTU中的参考块时,例如,当不满足等式10时,则块矢量是有效块矢量。在第二步骤中,当参考块在左侧最远的CTU中时,例如,当满足等式10时,检查块矢量 $mvL0$ 以确定参考块的并置块区域是否已经重建。

[0171] 在示例中,当前块的左上角为 (xCb, yCb) ,则参考块的左上角为 $(xCb + (mvL[0] \gg 4), yCb + (mvL0[1] \gg 4))$,并且参考块的并置块区域的左上角为 $((xCb + (mvL[0] \gg 4) + (1 \ll 4^{(MaxCtbLog2SizeY - CtbLog2SizeY)})) \gg (CtbLog2SizeY - 1)) \ll (CtbLog2SizeY - 1), ((yCb + (mvL0[1] \gg 4)) \gg (CtbLog2SizeY - 1)) \ll (CtbLog2SizeY - 1))$ 。在示例中,并置块区域的左上角用于检查映射图,所述映射图用于跟踪图片的重建过程。当映射图上的位置为“假”(在示例中其

指示并置块区域未进行重建)时,因此参考块在参考样本存储器中是可用的,并且可以用于在帧内块复制模式下重建当前块。然后,块矢量是有效块矢量。然而,当映射图上的位置为“真”(在示例中其指示并置块区域已进行重建或部分进行重建)时,则块矢量mvL0不是有效块矢量。

[0172] 在第四实施例中,第二步骤是基于并置块区域,并且将第四实施例中的过程称为基于块区域的更新过程。在第四实施例中,当前CTU中的并置块区域(对于参考块)的任何样本已经重建时,存储并置块区域的样本的参考样本存储器中的对应区域,将不可用于帧内块复制参考。

[0173] 根据本公开的一些方面,特意将左侧最远的CTU排除在搜索区域之外,然后使用一步(one-step)约束过程来约束块矢量mvL0,以确定mvL0是否是有效块矢量,所述有效块矢量指向帧内块复制模式中的参考块,并且参考块被完全存储在参考样本存储器中。

[0174] 在第五实施例中,类似于第三实施例,在Log2域中CTU尺寸是CtbLog2SizeY,因此存储在参考样本存储器中的重建样本来自当前CTU、左侧最远的CTU和位于当前CTU与左侧最远的CTU之间的一个或多个左中CTU中的任一者。在第五实施例中,使用一步(one-step)检查块mvL0以确定块矢量mvL0是否指向包括当前CTU和一个或多个左中CTU的搜索范围。请注意,在第五实施例中,将左侧最远的CTU排除在搜索范围之外。在一些示例中,对于块矢量mvL0的约束由等式11至等式14表达:

[0175] $(yCb + (mvL0[1] \gg 4)) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ 等式11

[0176] $(yCb + (mvL0[1] \gg 4) + cbHeight - 1) \gg CtbLog2SizeY = yCb \gg CtbLog2SizeY$ 等式12

[0177] $(xCb + (mvL0[0] \gg 4)) \gg CtbLog2SizeY > (xCb \gg CtbLog2SizeY) - 1 \ll (2 * (MaxCtbLog2SizeY - CtbLog2SizeY))$ 等式13

[0178] $(xCb + (mvL0[0] \gg 4) + cbWidth - 1) \gg CtbLog2SizeY > (xCb \gg CtbLog2SizeY) - 1 \ll (2 * (MaxCtbLog2SizeY - CtbLog2SizeY))$ 等式14

[0179] 当满足等式11时,参考块的顶部与当前块在同一CTU行中。当满足等式12时,参考块的底部与当前块在同一CTU行中。当满足等式13时,在示例中,参考块的左侧,与当前CTU和一个或多个左中CTU中的一者在同一CTU列中。当满足等式14时,在示例中,参考块的右侧,与当前CTU和一个或多个左中CTU中的一者在同一CTU列中。因此,当在示例中满足等式11至等式14时,参考块在搜索范围中,并且块矢量mvL0是有效块矢量。

[0180] 图13示出了概述根据本公开实施例的方法(1300)的流程图。可以在块的重建中使用方法(1300),所述块以帧内模式进行编解码,以便为正重建的块生成预测块。在各种实施例中,方法(1300)由处理电路执行,该处理电路诸如终端设备(310)、(320)、(330)和(340)中的处理电路、执行视频编码器(403)的功能的处理电路、执行视频解码器(410)的功能的处理电路、执行视频解码器(510)的功能的处理电路、执行视频编码器(603)的功能的处理电路等。在一些实施例中,方法(1300)通过软件指令来实施,因此当处理电路执行软件指令时,处理电路执行方法(1300)。该方法开始于(S1301)并进行到(S1310)。

[0181] 在(S1310)处,从编码的视频码流中解码当前CTU中当前块的预测信息。预测信息指示帧内块复制模式。当前CTU的尺寸小于参考样本存储器的存储容量所对应的最大尺寸。在一些示例中,参考样本存储器具有比主存储器更快的存取速度,所述主存储器用于存储

来自编码的视频码流的重建样本。例如,参考样本存储器是与解码器电路位于同一芯片上的片上存储器(on-chip memory),而主存储器是片外存储器,它在具有解码器电路的芯片外部。应注意,在一些示例中,可以使用片外存储器来实施参考样本存储器。

[0182] 在(S1320)处,确定块矢量,块矢量指向参考块,所述参考块与当前块位于同一图片中,该参考块具有缓冲在参考样本存储器中的重建样本。在一些实施例中,将搜索区域定义为包括具有重建样本的CTU,诸如当前CTU、一个或多个左中CTU和左侧最远的CTU,所述重建样本缓存在参考样本存储器中。左侧最远的CTU具有至少一个重建样本,所述至少一个重建样本已通过参考样本存储器中的当前CTU的重建样本进行重写。

[0183] 在(S1330)处,根据块矢量以及从参考样本存储器中获取(retrieve)的参考块的重建样本,重建当前块。例如,访问参考样本存储器以获取(取回)参考块的重建样本,然后基于从参考样本存储器中获取的重建样本,重建当前块的样本。然后,方法进行到(S1399)并结束。

[0184] 上述技术可以通过计算机可读指令实现为计算机软件,并且物理地存储在一个或多个计算机可读介质中。例如,图14示出了计算机系统(1400),其适于实现所公开主题的某些实施例。

[0185] 所述计算机软件可通过任何合适的机器代码或计算机语言进行编码,通过汇编、编译、链接等机制创建包括指令的代码,所述指令可由一个或多个计算机中央处理单元(CPU),图形处理单元(GPU)等直接执行或通过译码、微代码等方式执行。

[0186] 所述指令可以在各种类型的计算机或其组件上执行,包括例如个人计算机、平板电脑、服务器、智能手机、游戏设备、物联网设备等。

[0187] 图14所示的用于计算机系统(1400)的组件本质上是示例性的,并不用于对实现本申请实施例的计算机软件的使用范围或功能进行任何限制。也不应将组件的配置解释为与计算机系统(1400)的示例性实施例中所示的任一组件或其组合具有任何依赖性要求。

[0188] 计算机系统(1400)可以包括某些人机界面输入设备。这种人机界面输入设备可以通过触觉输入(如:键盘输入、滑动、数据手套移动)、音频输入(如:声音、掌声)、视觉输入(如:手势)、嗅觉输入(未示出),对一个或多个人类用户的输入做出响应。所述人机界面设备还可用于捕获某些媒体,气与人类有意识的输入不必直接相关,如音频(例如:语音、音乐、环境声音)、图像(例如:扫描图像、从静止影像相机获得的摄影图像)、视频(例如二维视频、包括立体视频的三维视频)。

[0189] 人机界面输入设备可包括以下中的一个或多个(仅绘出其中一个):键盘(1401)、鼠标(1402)、触控板(1403)、触摸屏(1410)、数据手套(未示出)、操纵杆(1405)、麦克风(1406)、扫描仪(1407)、照相机(1408)。

[0190] 计算机系统(1400)还可以包括某些人机界面输出设备。这种人机界面输出设备可以通过例如触觉输出、声音、光和嗅觉/味觉来刺激一个或多个人类用户的感觉。这样的人机界面输出设备可包括触觉输出设备(例如通过触摸屏(1410)、数据手套(未示出)或操纵杆(1405)的触觉反馈,但也可以有不用作输入设备的触觉反馈设备)、音频输出设备(例如,扬声器(1409)、耳机(未示出))、视觉输出设备(例如,包括阴极射线管屏幕、液晶屏幕、等离子屏幕、有机发光二极管屏的屏幕(1410),其中每一个都具有或没有触摸屏输入功能、每一个都具有或没有触觉反馈功能——其中一些可通过诸如立体画面输出的手段输出二维视

觉输出或三维以上的输出；虚拟现实眼镜（未示出）、全息显示器和放烟箱（未示出）以及打印机（未示出）。

[0191] 计算机系统(1400)还可以包括人可访问的存储设备及其相关介质，如包括具有CD/DVD的高密度只读/可重写式光盘(CD/DVD ROM/RW)(1420)或类似介质(1421)的光学介质、拇指驱动器(1422)、可移动硬盘驱动器或固体状态驱动器(1423)，诸如磁带和软盘（未示出）的传统磁介质，诸如安全软件保护器（未示出）等的基于ROM/ASIC/PLD的专用设备，等等。

[0192] 本领域技术人员还应当理解，结合所公开的主题使用的术语“计算机可读介质”不包括传输介质、载波或其它瞬时信号。

[0193] 计算机系统(1400)还可以包括通往一个或多个通信网络的接口。例如，网络可以是无线的、有线的、光学的。网络还可为局域网、广域网、城域网、车载网络和工业网络、实时网络、延迟容忍网络等等。网络还包括以太网、无线局域网、蜂窝网络(GSM、3G、4G、5G、LTE等)等局域网、电视有线或无线广域数字网络(包括有线电视、卫星电视、和地面广播电视)、车载和工业网络(包括CANBus)等等。某些网络通常需要外部网络接口适配器，用于连接到某些通用数据端口或外围总线(1449)(例如，计算机系统(1400)的USB端口)；其它系统通常通过连接到如下所述的系统总线集成到计算机系统(1400)的核心(例如，以太网接口集成到PC计算机系统或蜂窝网络接口集成到智能电话计算机系统)。通过使用这些网络中的任何一个，计算机系统(1400)可以与其它实体进行通信。所述通信可以是单向的，仅用于接收(例如，无线电视)，单向的仅用于发送(例如CAN总线到某些CAN总线设备)，或双向的，例如通过局域或广域数字网络到其它计算机系统。上述的每个网络和网络接口可使用某些协议和协议栈。

[0194] 上述的人机界面设备、人可访问的存储设备以及网络接口可以连接到计算机系统(1400)的核心(1440)。

[0195] 核心(1440)可包括一个或多个中央处理单元(CPU)(1441)、图形处理单元(GPU)(1442)、以现场可编程门阵列(FPGA)(1443)形式的专用可编程处理单元、用于特定任务的硬件加速器(1444)等。这些设备以及只读存储器(ROM)(1445)、随机存取存储器(1446)、内部大容量存储器(例如内部非用户可存取硬盘驱动器、固态硬盘等)(1447)等可通过系统总线(1448)进行连接。在某些计算机系统中，可以以一个或多个物理插头的形式访问系统总线(1448)，以便可通过额外的中央处理单元、图形处理单元等进行扩展。外围装置可直接附接到核心的系统总线(1448)，或通过外围总线(1449)进行连接。外围总线的体系结构包括外部控制器接口PCI、通用串行总线USB等。

[0196] CPU(1441)、GPU(1442)、FPGA(1443)和加速器(1444)可以执行某些指令，这些指令组合起来可以构成上述计算机代码。该计算机代码可以存储在ROM(1445)或RAM(1446)中。过渡数据也可以存储在RAM(1446)中，而永久数据可以存储在例如内部大容量存储器(1447)中。通过使用高速缓冲存储器可实现对任何存储器设备的快速存储和检索，高速缓冲存储器可与一个或多个CPU(1441)、GPU(1442)、大容量存储器(1447)、ROM(1445)、RAM(1446)等紧密关联。

[0197] 所述计算机可读介质上可具有计算机代码，用于执行各种计算机实现的操作。介质和计算机代码可以是为本申请的目的而特别设计和构造的，也可以是计算机软件领域的

技术人员所熟知和可用的介质和代码。

[0198] 作为实施例而非限制,具有体系结构(1400)的计算机系统,特别是核心(1440),可以作为处理器(包括CPU、GPU、FPGA、加速器等)提供执行包含在一个或多个有形的计算机可读介质中的软件的功能。这种计算机可读介质可以是与上述的用户可访问的大容量存储器相关联的介质,以及具有非易失性的核心(1440)的特定存储器,例如核心内部大容量存储器(1447)或ROM(1445)。实现本申请的各种实施例的软件可以存储在这种设备中并且由核心(1440)执行。根据特定需要,计算机可读介质可包括一个或一个以上存储设备或芯片。该软件可以使得核心(1440)特别是其中的处理器(包括CPU、GPU、FPGA等)执行本文所述的特定过程或特定过程的特定部分,包括定义存储在RAM(1446)中的数据结构以及根据软件定义的过程来修改这种数据结构。另外或作为替代,计算机系统可以提供逻辑硬连线或以其它方式包含在电路(例如,加速器(1444))中的功能,该电路可以代替软件或与软件一起运行以执行本文所述的特定过程或特定过程的特定部分。在适当的情况下,对软件的引用可以包括逻辑,反之亦然。在适当的情况下,对计算机可读介质的引用可包括存储执行软件的电路(如集成电路(IC)),包含执行逻辑的电路,或两者兼备。本申请包括任何合适的硬件和软件组合。

[0199] 附录A:首字母缩略词

[0200] JEM:联合开发模型

[0201] VVC:通用视频编码

[0202] BMS:基准集合

[0203] MV:运动向量

[0204] HEVC:高效视频编码

[0205] SEI:补充增强信息

[0206] VUI:视频可用性信息

[0207] GOP:图片组

[0208] TU:变换单元

[0209] PU:预测单元

[0210] CTU:编码树单元

[0211] CTB:编码树块

[0212] PB:预测块

[0213] HRD:假设参考解码器

[0214] SNR:信噪比

[0215] CPU:中央处理单元

[0216] GPU:图形处理单元

[0217] CRT:阴极射线管

[0218] LCD:液晶显示

[0219] OLED:有机发光二极管

[0220] CD:光盘

[0221] DVD:数字化视频光盘

[0222] ROM:只读存储器

[0223] RAM:随机存取存储器

[0224] ASIC:专用集成电路

[0225] PLD:可编程逻辑设备

[0226] LAN:局域网

[0227] GSM:全球移动通信系统

[0228] LTE:长期演进

[0229] CANBus:控制器局域网络总线

[0230] USB:通用串行总线

[0231] PCI:外围设备互连

[0232] FPGA:现场可编程门阵列

[0233] SSD:固态驱动器

[0234] IC:集成电路

[0235] CU:编码单元

[0236] 虽然本申请已对多个示例性实施例进行了描述,但实施例的各种变更、排列和各种等同替换均属于本申请的范围内。因此应理解,本领域技术人员能够设计多种系统和方法,所述系统和方法虽然未在本文中明确示出或描述,但其体现了本申请的原则,因此属于本申请的精神和范围之内。

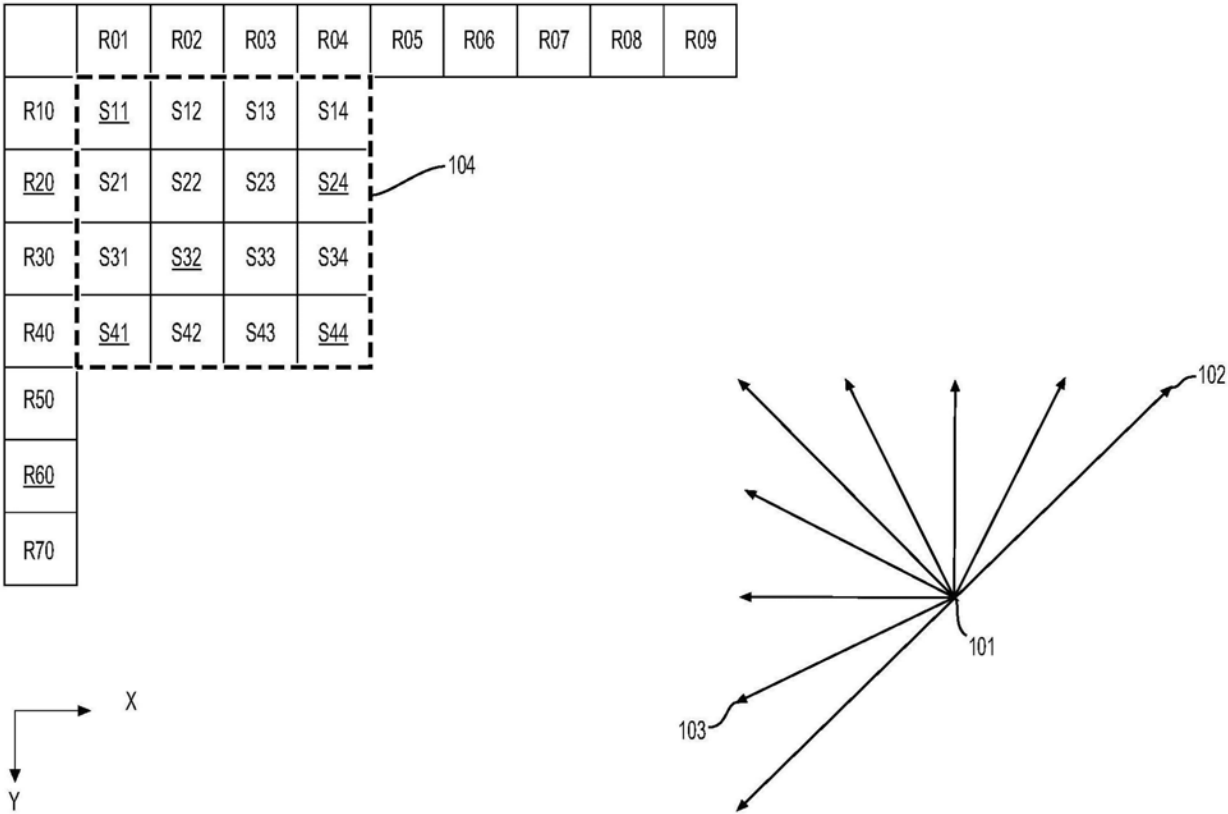


图1

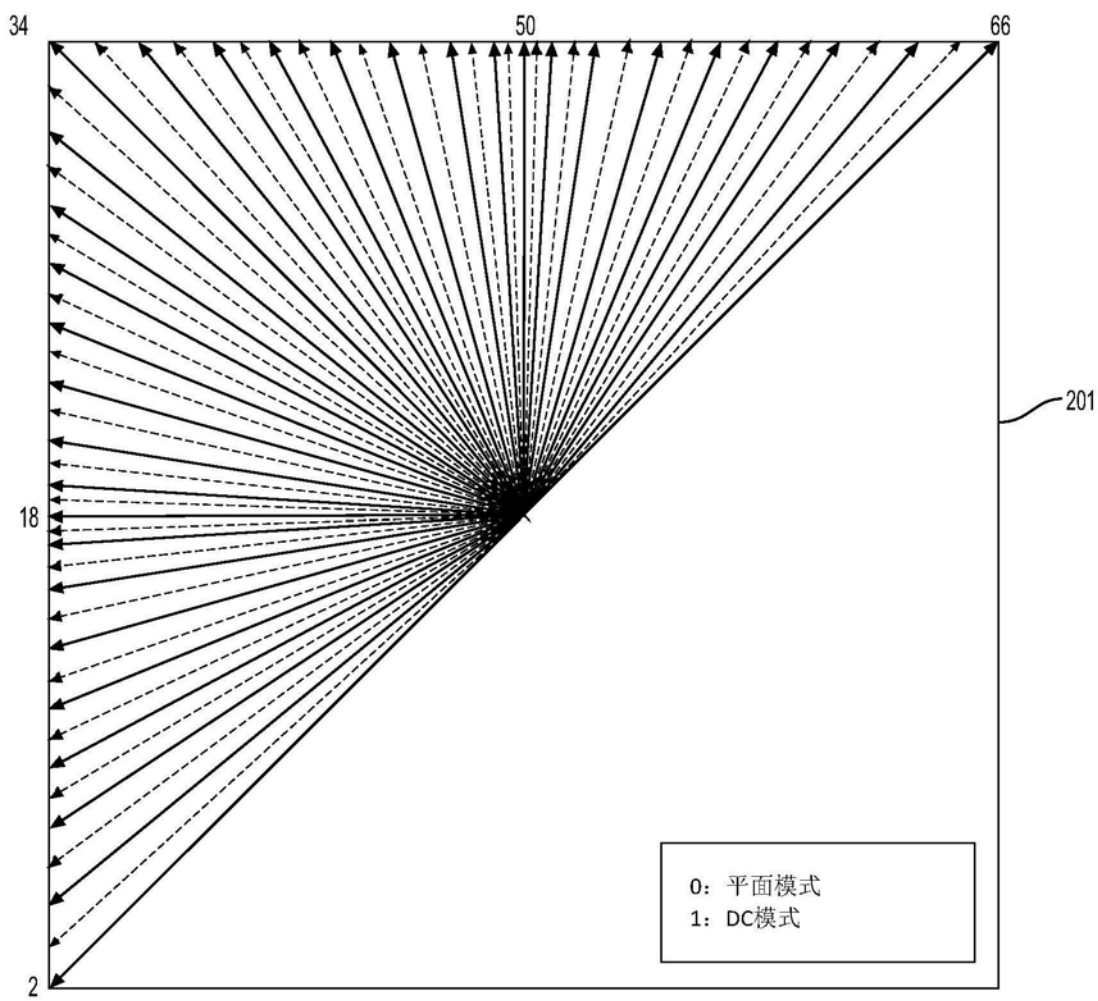


图2

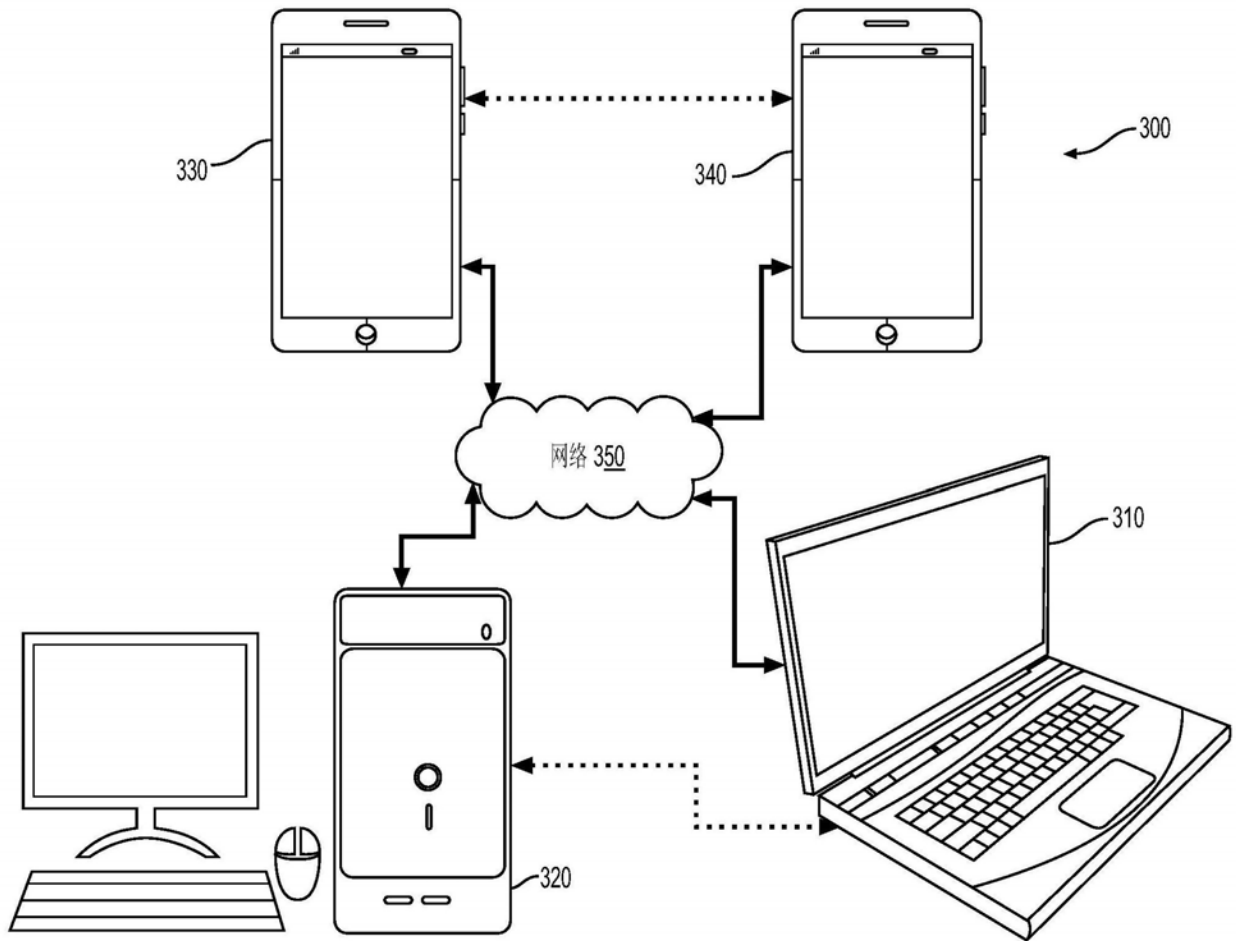


图3

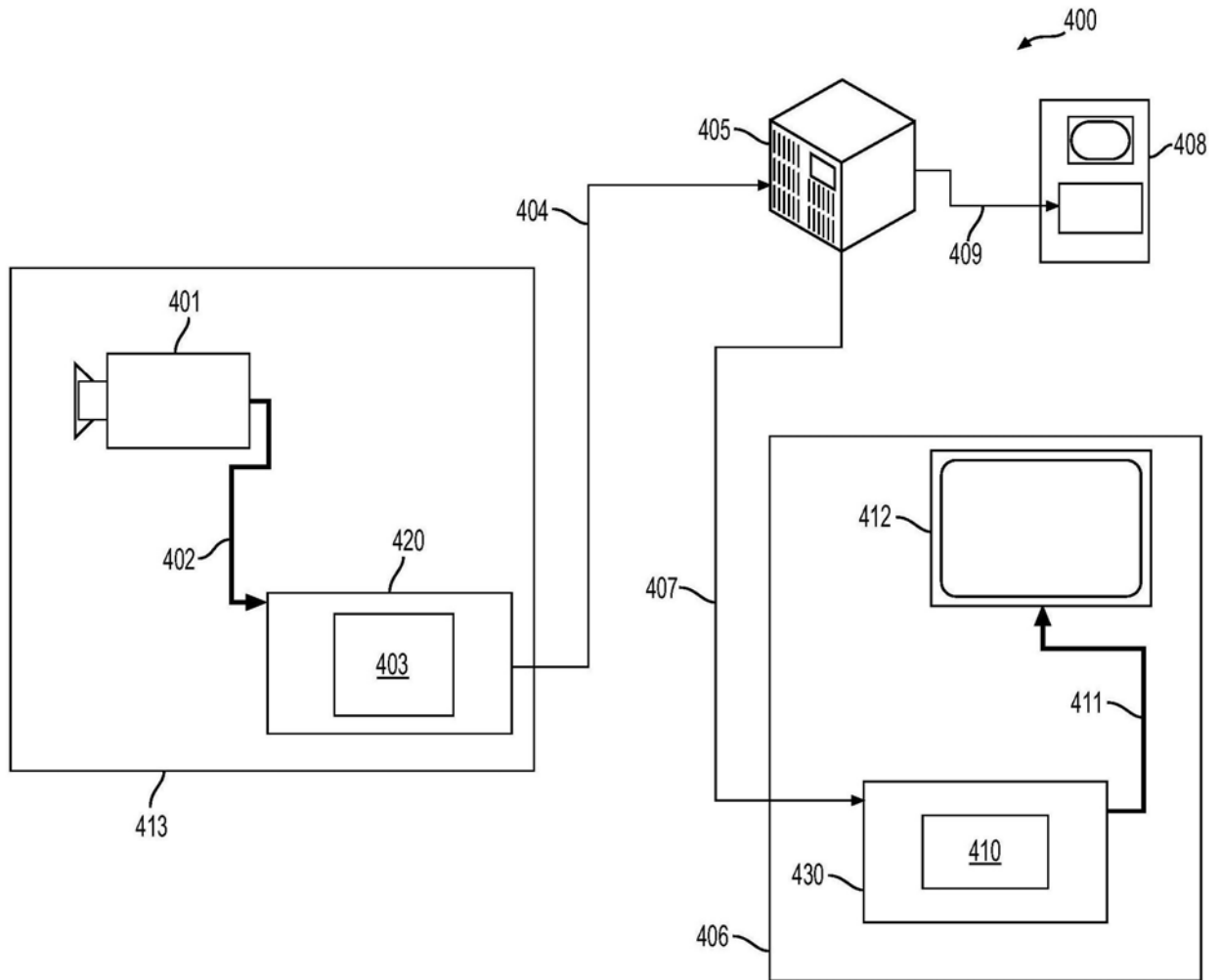


图4

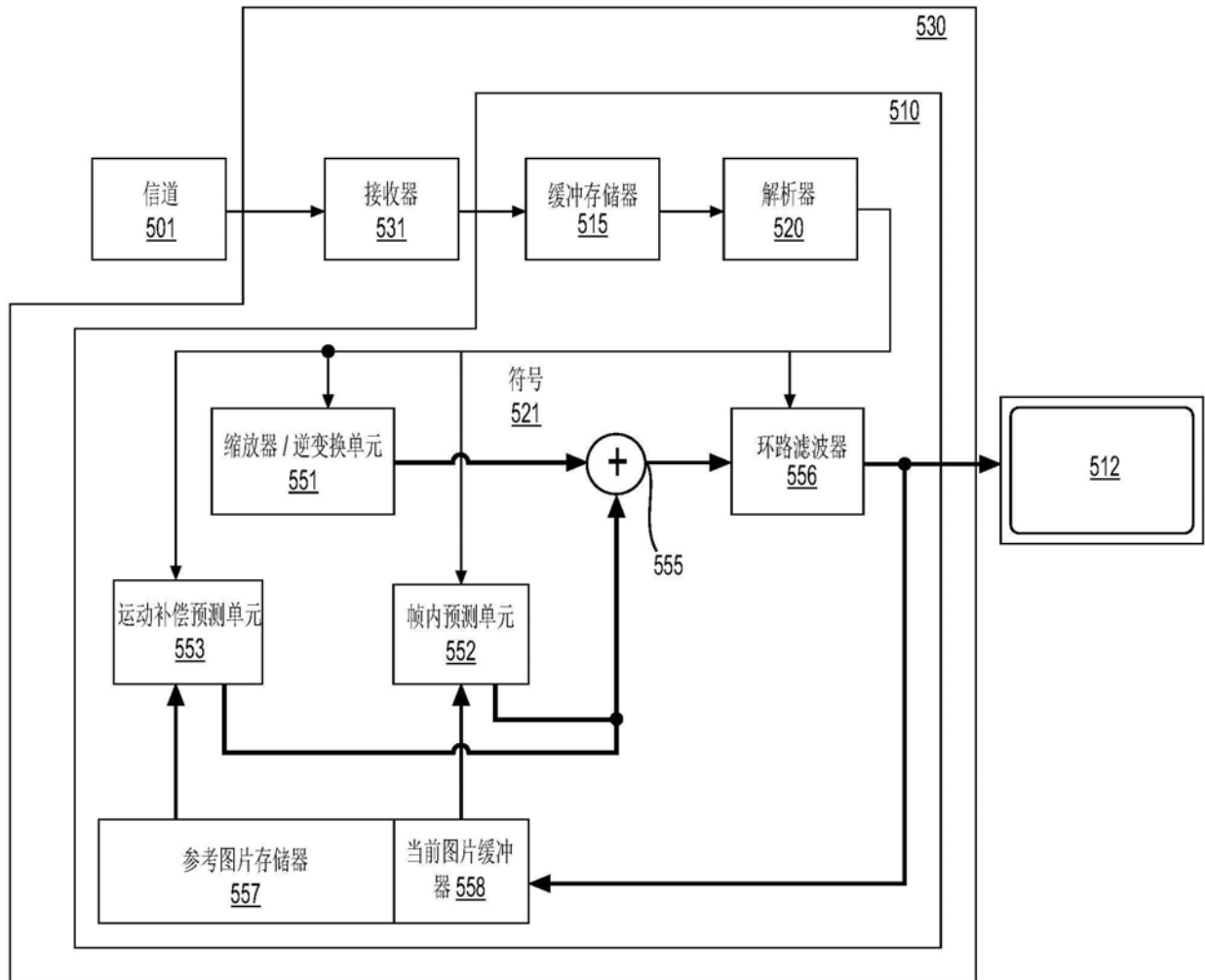


图5

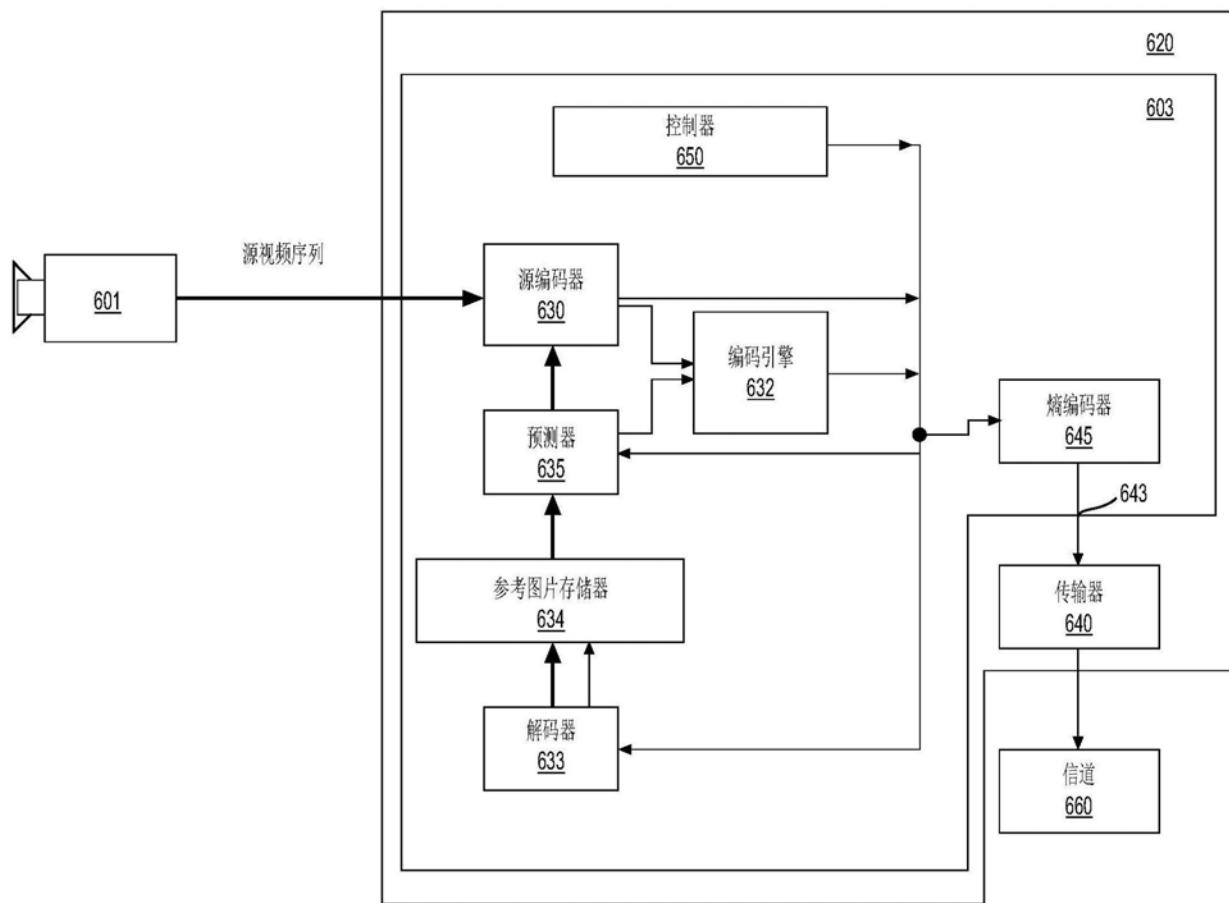


图6

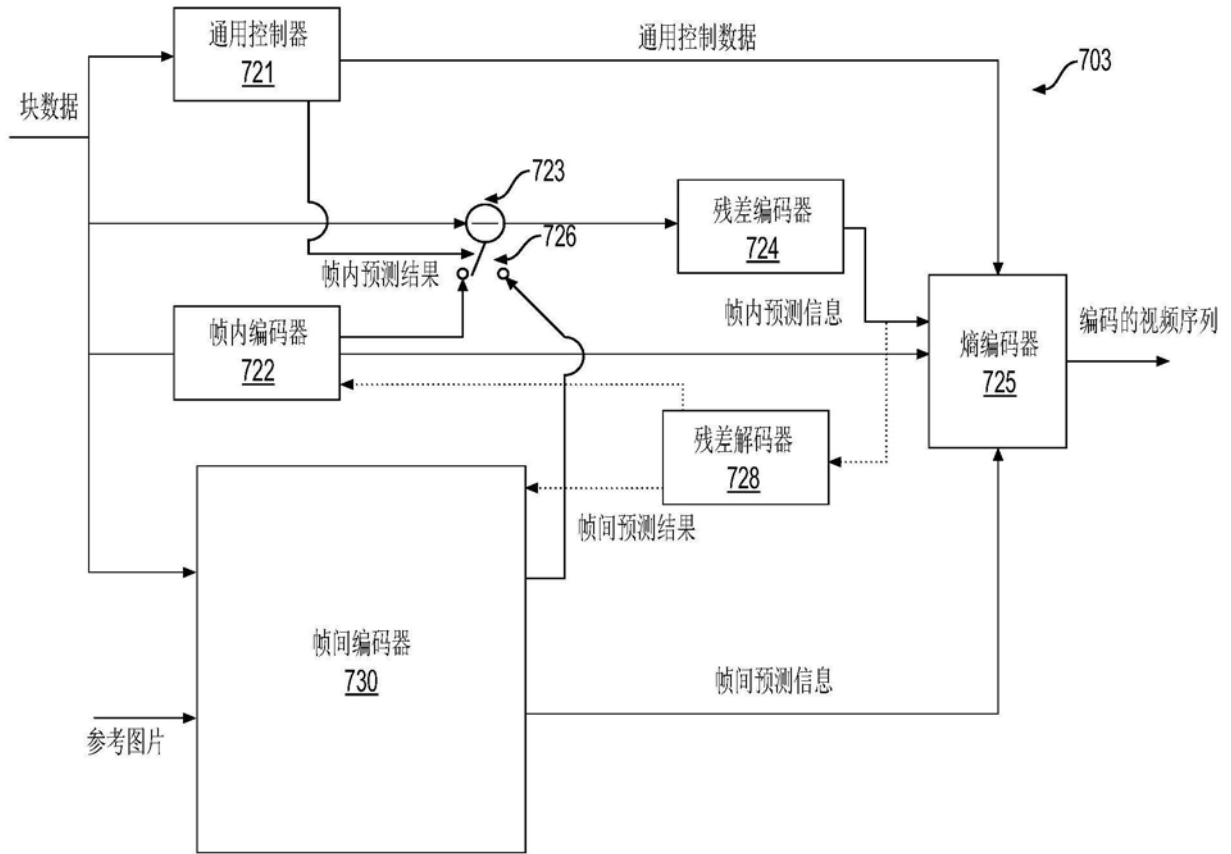


图7

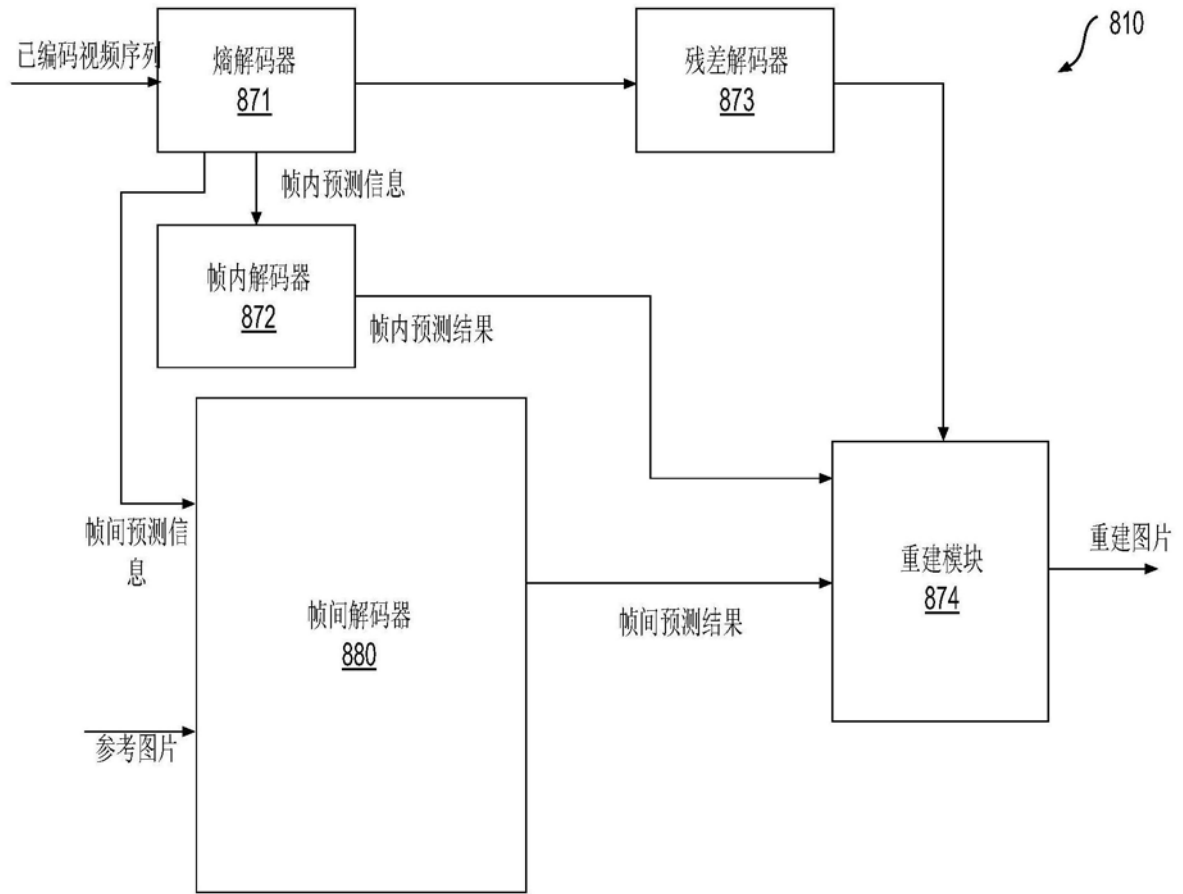


图8

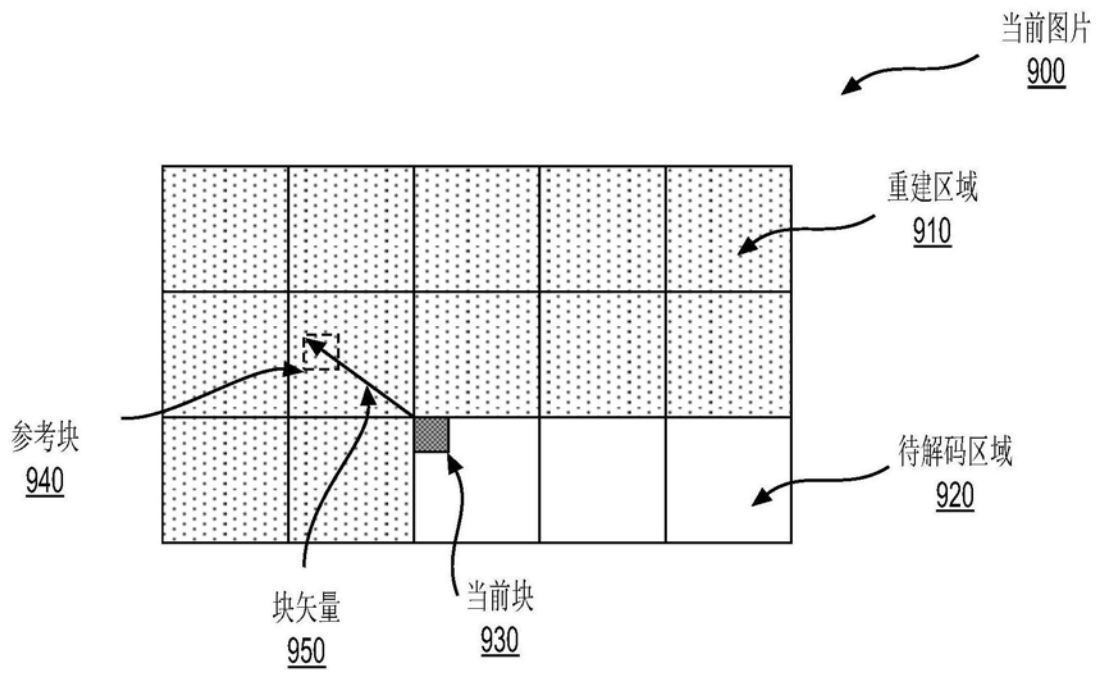


图9

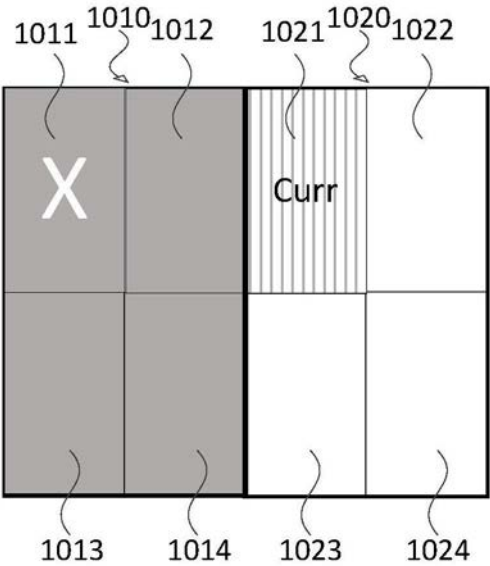


图10A

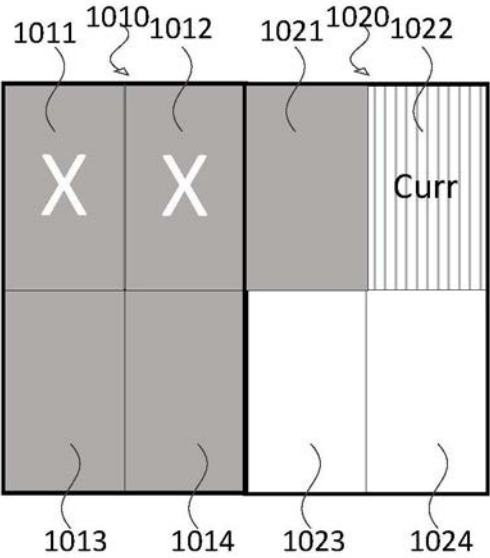


图10B

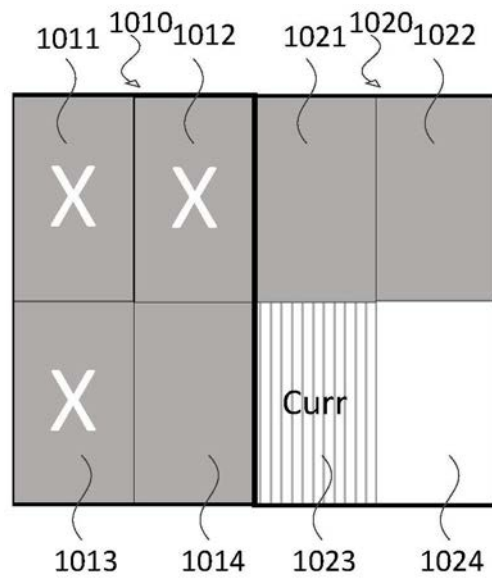


图10C

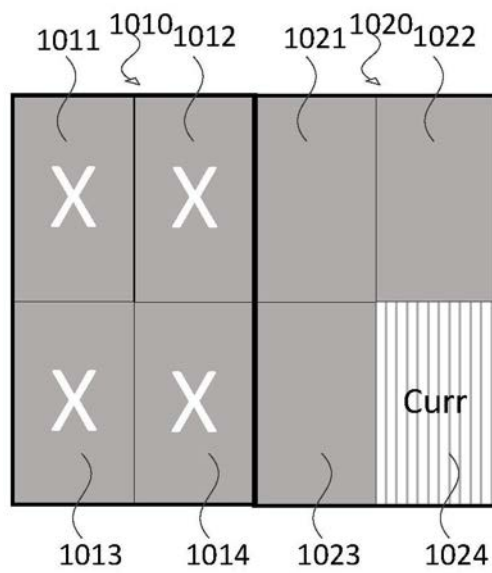


图10D

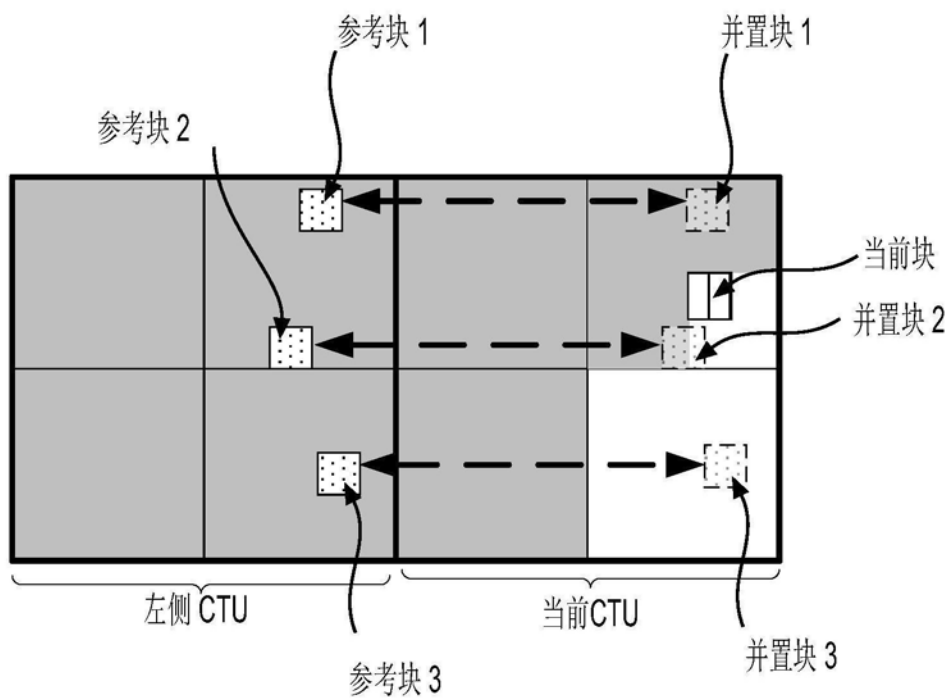


图11

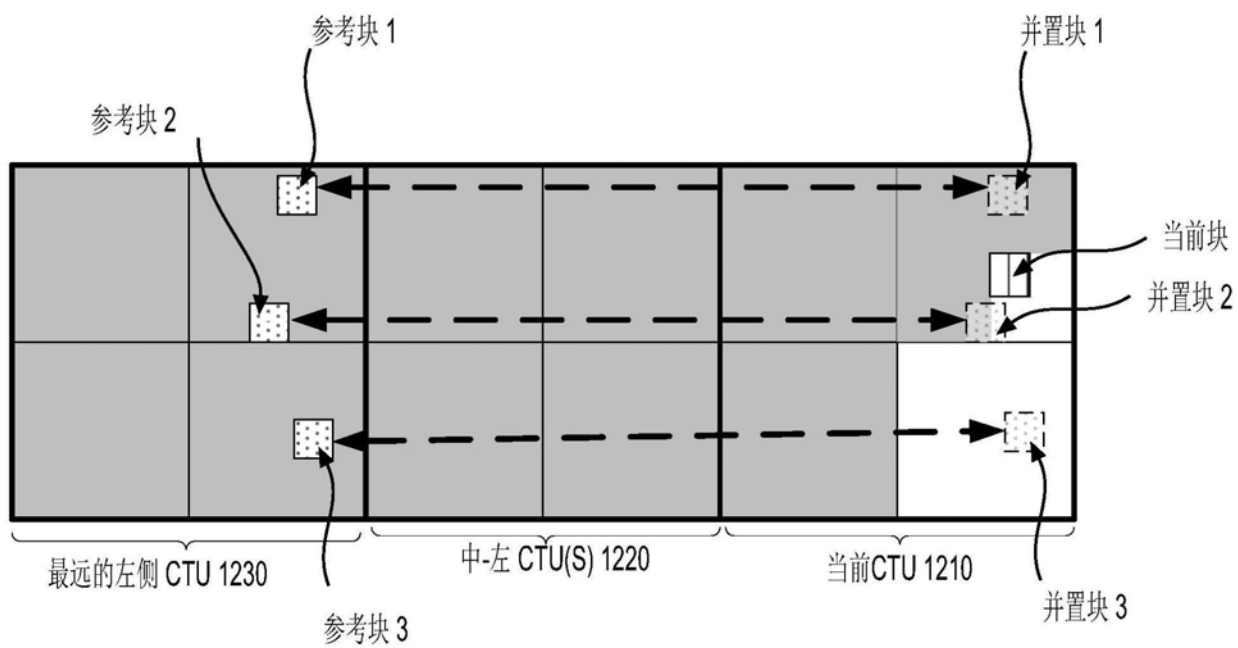


图12

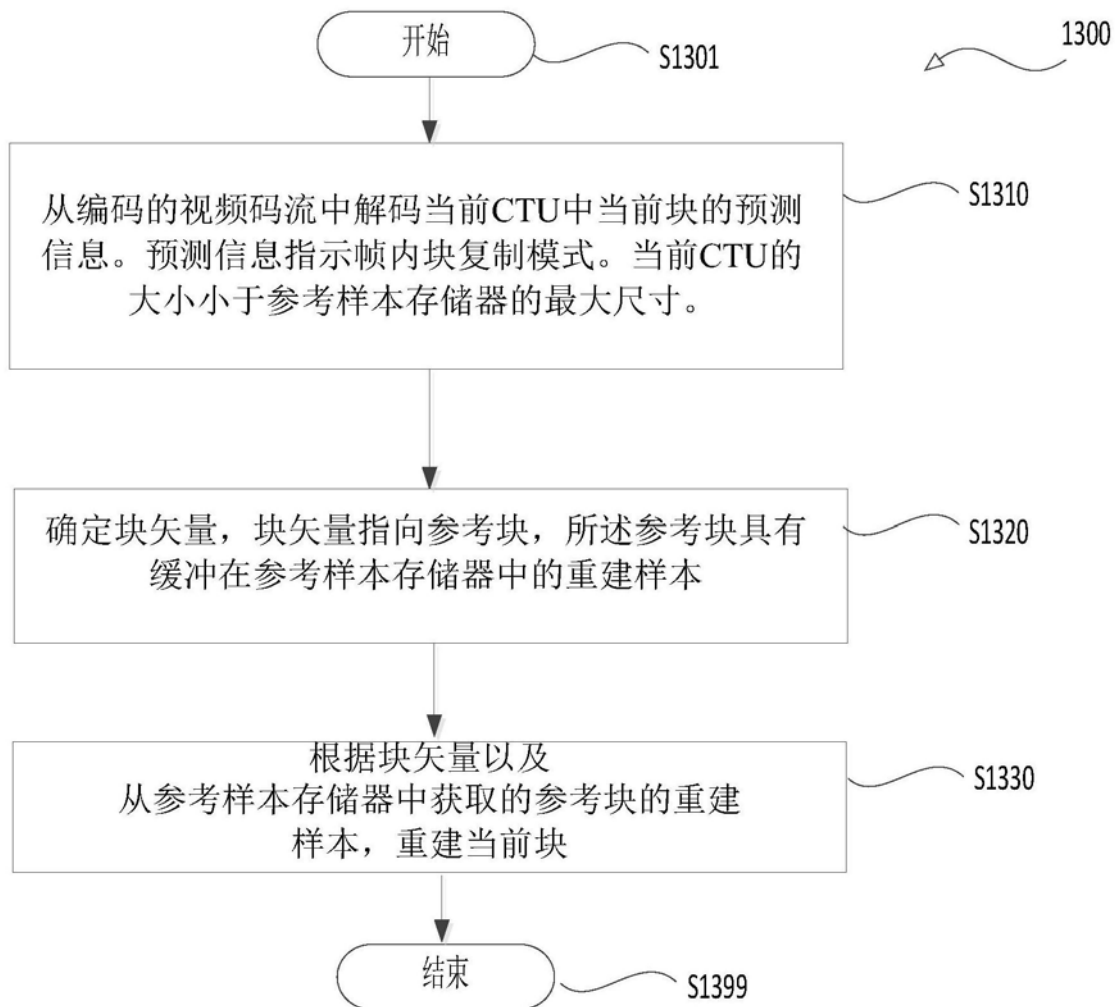


图13

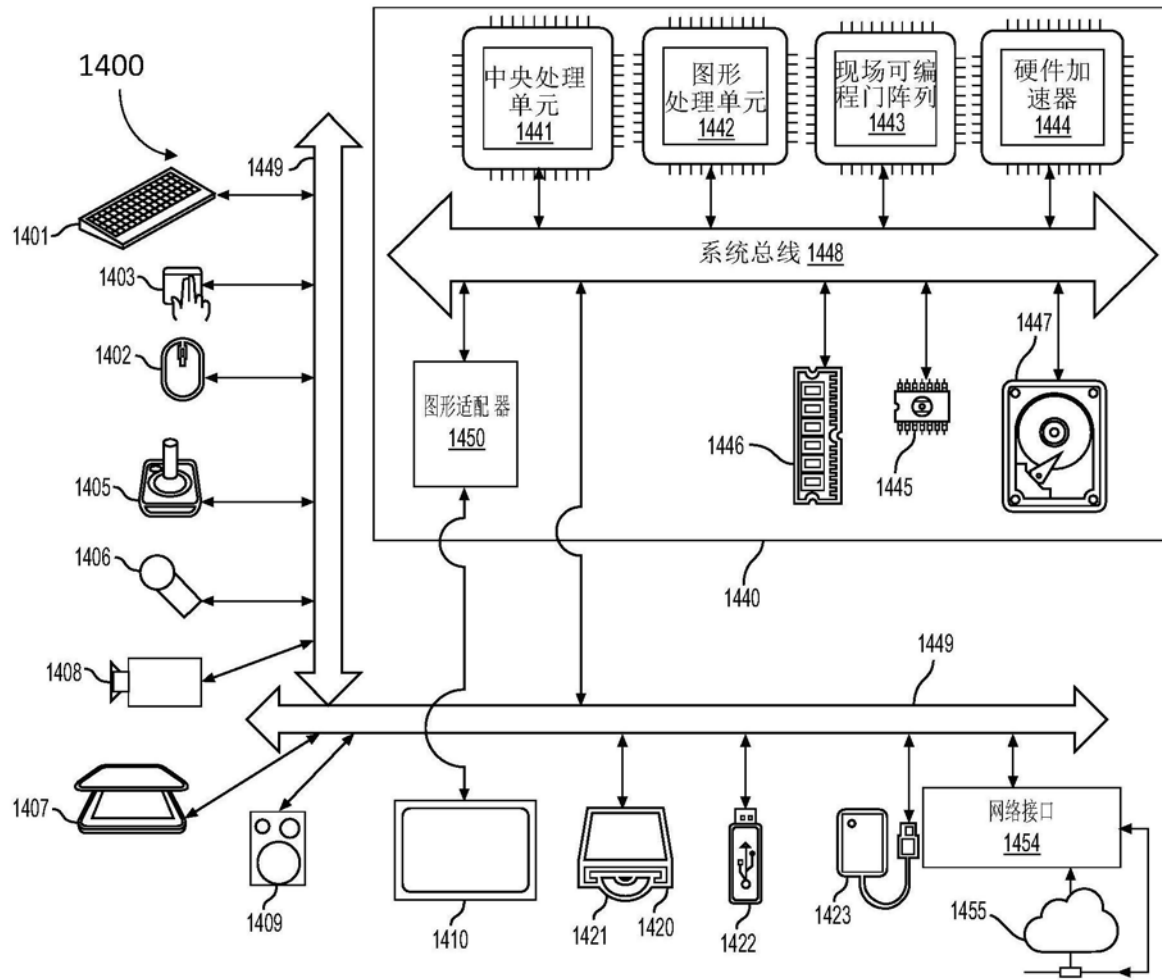


图14