

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成16年9月2日(2004.9.2)

【公開番号】特開2002-290983(P2002-290983A)

【公開日】平成14年10月4日(2002.10.4)

【出願番号】特願2001-87837(P2001-87837)

【国際特許分類第7版】

H 04 N 9/64

G 06 T 1/60

H 04 N 11/06

H 04 N 11/24

【F I】

H 04 N 9/64 F

G 06 T 1/60 4 5 0 C

H 04 N 11/06

【手続補正書】

【提出日】平成15年8月21日(2003.8.21)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0022

【補正方法】変更

【補正の内容】

【0022】

また前記画素補間回路3は、画像記憶部2から転送される面順次データをライン・メモリ(図示せず)に複数ライン分記憶しておき、線形補間法などにより、奇数フィールドを画素補間するときは偶数番目ライン上の画素データに基づいて欠けている奇数番目ラインを内挿補間し、偶数フィールドを画素補間するときは奇数番目ライン上の画素データに基づいて偶数番目ラインを内挿補間する。このように画素補間回路3は、画像記憶部2から転送された面順次データをプログレッシブ・データに解像度変換して出力することとなる。