

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
 【部門区分】第 7 部門第 3 区分  
 【発行日】平成 16 年 9 月 2 日 (2004.9.2)

【公開番号】特開 2002-290983 (P2002-290983A)

【公開日】平成 14 年 10 月 4 日 (2002.10.4)

【出願番号】特願 2001-87837 (P2001-87837)

【国際特許分類第 7 版】

H 0 4 N 9/64

G 0 6 T 1/60

H 0 4 N 11/06

H 0 4 N 11/24

【F I】

H 0 4 N 9/64 F

G 0 6 T 1/60 4 5 0 C

H 0 4 N 11/06

【手続補正書】

【提出日】平成 15 年 8 月 21 日 (2003.8.21)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 2 2

【補正方法】変更

【補正の内容】

【0 0 2 2】

また前記画素補間回路 3 は、画像記憶部 2 から転送される面順次データをライン・メモリ（図示せず）に複数ライン分記憶しておき、線形補間法などにより、奇数フィールドを画素補間するときは偶数番目ライン上の画素データに基づいて欠けている奇数番目ラインを内挿補間し、偶数フィールドを画素補間するときは奇数番目ライン上の画素データに基づいて偶数番目ラインを内挿補間する。このように画素補間回路 3 は、画像記憶部 2 から転送された面順次データをプログレッシブ・データに解像度変換して出力することとなる。