

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 7 部門第 3 区分
【発行日】平成 17 年 10 月 13 日 (2005.10.13)

【公開番号】特開 2003-46466 (P2003-46466A)
【公開日】平成 15 年 2 月 14 日 (2003.2.14)
【出願番号】特願 2002-174533 (P2002-174533)
【国際特許分類第 7 版】
H 0 4 J 3/00
【F I】
H 0 4 J 3/00 B

【手続補正書】
【提出日】平成 17 年 6 月 10 日 (2005.6.10)
【手続補正 1】
【補正対象書類名】明細書
【補正対象項目名】0 0 1 3
【補正方法】変更
【補正の内容】
【0 0 1 3】

ライン 5 は、個別信号および追加ビットのデータを搬送する複合信号をフレーム調整回路 28 に供給する。フレーム調整回路 28 は、複合信号のデータを最初に出力し、次に複合信号の回復クロック 25a を出力する。回復クロック 25a は、フレームの開始時および終了時を決定するために、フレームカウンタ 29 で用いられる。デマルチプレクサ 27 は複合信号 28a のデータを受信し、それぞれの脱同期装置 26 に適合する転送速度でデータ 71 ~ 74 を供給するために、フレームカウンタ 29 によって制御される。各個別データ出力 21, 22, 23, 24 が信号の初期周波数と正確に同一の周波数を有するようにするために、補助クロック 32 が、個々の脱同期装置 26 の初期周波数または転送速度を再構成するために用いられる。