

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成17年10月13日(2005.10.13)

【公開番号】特開2003-46466(P2003-46466A)

【公開日】平成15年2月14日(2003.2.14)

【出願番号】特願2002-174533(P2002-174533)

【国際特許分類第7版】

H 04 J 3/00

【F I】

H 04 J 3/00 B

【手続補正書】

【提出日】平成17年6月10日(2005.6.10)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0013

【補正方法】変更

【補正の内容】

【0013】

ライン5は、個別信号および追加ビットのデータを搬送する複合信号をフレーム調整回路28に供給する。フレーム調整回路28は、複合信号のデータを最初に出力し、次に複合信号の回復クロック25aを出力する。回復クロック25aは、フレームの開始時および終了時を決定するために、フレームカウンタ29で用いられる。デマルチプレクサ27は複合信号28aのデータを受信し、それぞれの脱同期装置26に適合する転送速度でデータ71～74を供給するために、フレームカウンタ29によって制御される。各個別データ出力21, 22, 23, 24が信号の初期周波数と正確に同一の周波数を有するようするために、補助クロック32が、個々の脱同期装置26の初期周波数または転送速度を再構成するために用いられる。