

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成 17 年 5 月 12 日 (2005.5.12)

【公表番号】特表 2001-505684(P2001-505684A)

【公表日】平成 13 年 4 月 24 日 (2001.4.24)

【出願番号】特願平 10-517693

【国際特許分類第 7 版】

G 0 6 F 13/16

G 0 6 F 12/00

【 F I 】

G 0 6 F 13/16 5 2 0 A

G 0 6 F 12/00 5 6 4 A

【手続補正書】

【提出日】平成 16 年 9 月 3 日 (2004.9.3)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】補正の内容のとおり

【補正方法】変更

【補正の内容】

手 続 補 正 書

平成16年 9月 3日

特許庁長官殿

1. 事件の表示

平成10年 特許願 第517693号

2. 補正をする者

住 所 アメリカ合衆国 カリフォルニア州 パロアルト
ページ・ミル・ロード 395
名 称 アジレント・テクノロジーズ・インク

3. 代理人

住 所 郵便番号 102-0074
東京都千代田区九段南3丁目2番7号、NE九段ビル
特許業務法人オカダ・フシミ・ヒラノ
電話番号 03-5276-2591 Fax番号 03-5276-2590
氏 名 弁理士 岡田 次生 (8172)



4. 補正対象書類名

明細書
請求の範囲

5. 補正対象項目名

発明の名称
請求の範囲

6. 補正の内容

- (1) 発明の名称を「デジタルメモリシステム」と補正する。
- (2) 請求の範囲の記載を別紙のとおりに補正する。

方 式 書



別紙

請 求 の 範 囲

1. コントローラおよび少なくとも2つのメモリデバイスを有するデジタルメモリシステムであって、少なくとも1つのデータバスが、該コントローラをそれぞれの該メモリデバイスに接続し、該コントローラは、自身の操作時間を測るためのシステムクロックを有しており、

それぞれの前記メモリデバイスにおけるバッファであって、データ出力を遅らせる時間量に対応する数を格納するようそれぞれが適合されたバッファと、

前記コントローラにより実行されるルーチンであって、該ルーチンにより、該コントローラが、

それぞれの前記メモリデバイスについて、該メモリデバイスに応答をプロンプトし、該メモリデバイスへの該プロンプトと該メモリデバイスからの該応答の受信との間、該コントローラにおいてクロックパルス数をカウントし、

前記少なくとも2つのメモリデバイスのうちの前記応答に必要とされたクロックパルス数の最大値によって測定された最大遅延時間を求め、

それぞれの前記メモリデバイスのバッファに、該メモリデバイスからのデータが前記最大遅延時間で前記コントローラに受け取られるようにするための数を格納する、ルーチンと、

それぞれの前記メモリデバイスにおける回路であって、前記バッファに格納された数に応じてデータ出力を遅らせる、回路と、

を備える、デジタルメモリシステム。