

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 10 月 4 日(04.10.2012)



(10) 国際公開番号

WO 2012/131933 A1

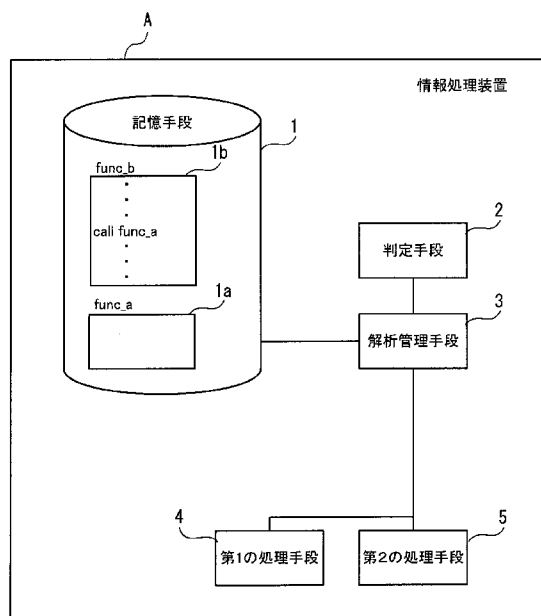
- (51) 国際特許分類:
G06F 11/28 (2006.01) *G06F 11/34* (2006.01)
- (21) 国際出願番号: PCT/JP2011/057989
- (22) 国際出願日: 2011 年 3 月 30 日(30.03.2011)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人 (米国を除く全ての指定国について): 富士通株式会社(FUJITSU LIMITED) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中 4 丁目 1 番 1 号 Kanagawa (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 高原 浩二 (TAKAHARA, Koji) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中 4 丁目 1 番 1 号 富士通株式会社内 Kanagawa (JP).
- (74) 代理人: 服部 毅巖(HATTORI, Kiyoshi); 〒1920082 東京都八王子市東町 9 番 8 号 八王子東町センタービル 服部特許事務所 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT,

[続葉有]

(54) Title: INFORMATION PROCESSING DEVICE, PROGRAM, AND ANALYSIS METHOD

(54) 発明の名称: 情報処理装置、プログラム、および解析方法

[図1]



- 1 Storing means
- 2 Determining means
- 3 Analysis managing means
- 4 First processing means
- 5 Second processing means
- A Information processing device

(57) Abstract: The present invention suppresses a delay in program invoker processing caused by the analysis of information when a program is invoked. A determining means (2) determines which technique will have a shorter response time from among: a first technique for implementing a real-time analysis of all information designated for analysis by an analysis request; and a second technique for implementing a non-real-time analysis of some information of the information designated for analysis, and implementing a real-time analysis of the remaining information. When the first technique has the shorter response time, an analysis managing means (3) causes a first processing means (4) to implement a real-time analysis of all information designated by the analysis request. When the second technique has the shorter response time, the analysis managing means (3) causes the first processing means (4) to implement a real-time analysis of information other than the information to be analyzed in non-real-time, and causes a second processing means (5) to implement a non-real-time analysis of the information to be analyzed in non-real-time.

(57) 要約:

[続葉有]

WO 2012/131933 A1



NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI 添付公開書類:

(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, — 国際調査報告 (条約第 21 条(3))
NE, SN, TD, TG).

プログラムの呼び出し時に情報解析を行うことによる、プログラムの呼び出し元の処理の遅延を抑止する。判定手段(2)は、解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する第1の手法と、該解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、残りの情報の解析をリアルタイムに実行する第2の手法とのうち、応答時間が短い方の手法を判定する。解析管理手段(3)は、第1の手法の方が応答時間が短い場合、解析要求で指定された情報のすべての情報の解析を、第1の処理手段(4)にリアルタイムに実行させる。また解析管理手段(3)は、第2の手法の方が応答時間が短い場合、非リアルタイムに解析する情報以外の情報の解析を、第1の処理手段(4)にリアルタイムに実行させ、非リアルタイムに解析する情報の解析を、第2の処理手段(5)に非リアルタイムに実行させる。

明 細 書

発明の名称： 情報処理装置、プログラム、および解析方法

技術分野

[0001] 本発明は、プログラムの呼び出しに関する情報を解析する情報処理装置、プログラム、および解析方法に関する。

背景技術

[0002] プログラムのデバッグに有用な技術の1つとして、関数が呼ばれたときのタイムスタンプなどのデータを出力する技術がある。関数とは、他のプログラムから所定の関数名によって呼び出されることで実行されるプログラムである。例えば、関数が呼び出されたときのタイムスタンプを取得することで、プログラムの実行時に関数や変数がどのような頻度でアクセスされるかなど、プログラム実行時の特性に関する情報を得ることができる。プログラム実行時の特性に関する情報は、例えばメモリ配置の最適化やダウンロードの最適化などに利用できる。このように、関数が呼ばれるたびに所定の情報を解析して出力することを、その関数をトレースすると言い、この機能を「関数呼び出しのトレース機能」と呼ぶ。

[0003] 例えば、プログラムの実行時のデータ参照をトレース関数呼び出しという形で得ることを可能とする技術がある。この技術では、プログラム中のデータ参照命令をトレース関数呼び出し命令に置き換える。そしてプログラムの実行がデータ参照命令に初めて到達すると、データ参照命令の代わりにトレース関数呼び出し命令を実行する。

先行技術文献

特許文献

[0004] 特許文献1：特開2003-140921号公報

発明の概要

発明が解決しようとする課題

[0005] しかし、従来の技術では、関数の呼び出しに伴うトレースのための情報解

析を行っている間、関数の呼び出し元の処理が応答待ちの状態となっているため、トレースのための情報解析が、呼び出し元の処理の遅延要因となっていた。例えば、関数の呼び出しに伴うトレースにおいて、詳細な解析処理や大量のコピー処理が必要になった場合、トレースのための情報解析に時間がかかり、処理の呼び出し元の処理が大幅に遅延してしまう。

[0006] なお処理の呼び出しに応じたトレースのための情報解析は、関数と呼ばれるプログラムの呼び出しの場合に限定されず、各種プログラムの呼び出し時に実行できる。関数以外のプログラムの呼び出し時にトレースのための情報解析を行う場合にも、関数の呼び出し時と同様に、プログラムの呼び出し元の処理が遅延するという問題がある。

[0007] 1つの側面では、本発明は、プログラムの呼び出し時に情報解析を行うことによる、プログラムの呼び出し元の処理の遅延を抑止した情報処理装置を提供することを目的とする。

課題を解決するための手段

[0008] 上記課題を解決するために、第1のプログラムの呼び出しに関する情報の解析要求に基づき、該解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する第1の手法と、該解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、非リアルタイムに解析する情報以外情報の解析をリアルタイムに実行する第2の手法とのうち、第1のプログラムの呼び出しが行われたときの呼び出し元への応答時間が短い方の手法を判定する判定手段と、第1の手法の方が応答時間が短い場合、第1のプログラムの呼び出し命令が記述された第2のプログラムの実行過程における該呼び出し命令の実行時に、解析要求で指定された情報のすべての情報の解析、第1のプログラムの処理の実行、および呼び出しに対する応答を、第1の処理手段にリアルタイムに実行させ、第2の手法の方が応答時間が短い場合、第2のプログラムの実行過程における呼び出し命令の実行時に、解析要求で指定された情報のうちの非リアルタイムに解析する情報以外情報の解析、非リアルタイムに解析する情報の第2の処理手段への解析依頼、第1

のプログラムの処理の実行、および呼び出しに対する応答を、第１の処理手段にリアルタイムに実行させ、非リアルタイムに解析する情報の解析を、第２の処理手段に非リアルタイムに実行させる解析管理手段と、を有することを特徴とする情報処理装置が提供される。

発明の効果

[0009] プログラムの呼び出し時にトレースを実行することによる、プログラムの呼び出し元の処理の遅延を抑止することができる。

本発明の上記および他の目的、特徴および利点は本発明の例として好ましい実施の形態を表す添付の図面と関連した以下の説明により明らかになるであろう。

図面の簡単な説明

- [0010] [図１] 第１の実施の形態に係る装置の機能構成の一例を示す図である。
- [図２] 第１の実施の形態の処理手順の一例を示すフローチャートである。
- [図３] 第１の実施の形態による解析処理の一例を示す図である。
- [図４] 第２の実施の形態に用いるコンピュータのハードウェアの一構成例を示す図である。
- [図５] 第２の実施の形態のコンピュータの機能を示すブロック図である。
- [図６] パケット情報のデータ構造の一例を示す図である。
- [図７] トレース情報を取得しない場合の処理状況を示す第１の図である。
- [図８] トレース情報を取得しない場合の処理状況を示す第２の図である。
- [図９] 第１の手法によりトレース情報を取得する場合の処理状況を示す第１の図である。
- [図１０] 第１の手法によりトレース情報を取得する場合の処理状況を示す第２の図である。
- [図１１] 第２の手法によりトレース情報を取得する場合の処理状況を示す第１の図である。
- [図１２] 第２の手法によりトレース情報を取得する場合の処理状況を示す第２の図である。

[図13] トレース管理処理の手順を示すフローチャートである。

[図14] トレースコマンドと出力情報指定ファイルとのデータ形式の一例を示す図である。

[図15] トレースコマンドと出力情報指定ファイルとに応じた出力結果の第1の例を示す図である。

[図16] トレースコマンドと出力情報指定ファイルとに応じた出力結果の第2の例を示す図である。

[図17] 共通域のデータ構造の一例を示す図である。

[図18] デバッグ要求構造体のデータ構造の一例を示す図である。

[図19] デバッグ結果構造体のデータ構造の一例を示す図である。

[図20] 情報連鎖構造体のデータ構造の一例を示す図である。

[図21] 情報連鎖構造体による連鎖関係の一例を示す図である。

[図22] 処理時間情報記憶部のデータ構造の一例を示す図である。

[図23] トレース準備処理の手順を示すフローチャートである。

[図24] 非リアルタイム解析情報の解析時間の算出処理の手順の一例を示すフローチャートである。

[図25] トレース管理部への情報引渡時間の算出処理の手順の一例を示すフローチャートである。

[図26] デバッグスレッドへの情報引渡時間の算出処理の手順の一例を示すフローチャートである。

[図27] 時間見積もりテーブルに設定された情報の一例を示す図である。

[図28] 第1のデバッグ処理の手順の一例を示すフローチャートである。

[図29] 第2のデバッグ処理の手順の一例を示すフローチャートである。

[図30] デバッグスレッドへの情報引渡準備処理の手順の一例を示すフローチャートである。

[図31] デバッグスレッドの処理の手順の一例を示す図である。

発明を実施するための形態

[0011] 以下、本実施の形態について図面を参照して説明する。なお各実施の形態

は、矛盾のない範囲で複数の実施の形態を組み合わせる実施することができる。

〔第 1 の実施の形態〕

図 1 は、第 1 の実施の形態に係る装置の機能構成の一例を示す図である。情報処理装置 A は、記憶手段 1、判定手段 2、解析管理手段 3、第 1 の処理手段 4、および第 2 の処理手段 5 を有する。

[0012] 記憶手段 1 は、解析対象となる第 1 のプログラム 1 a と、第 1 のプログラム 1 a の呼び出し命令が記述された第 2 のプログラム 1 b とを記憶する。

判定手段 2 には、第 1 のプログラム 1 a の呼び出しに関する情報の解析手法として、第 1 の手法と第 2 の手法とが定義されている。第 1 の手法は、解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する手法である。第 2 の手法は、解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、非リアルタイムに解析する情報以外情報の解析をリアルタイムに実行する手法である。判定手段 2 は、第 1 のプログラム 1 a の呼び出しに関する情報の解析要求に基づき、第 1 の手法と第 2 の手法とのうち、第 1 のプログラム 1 a の呼び出しが行われたときの呼び出し元への応答時間が短い方の手法を判定する。

[0013] なお第 1 のプログラム 1 a の呼び出しに関する情報には、例えば、呼び出し命令に付加された引数の情報や、引数に設定されたアドレスで指定された記憶領域に格納されている情報が含まれる。

[0014] 解析管理手段 3 は、第 1 の処理手段 4 と第 2 の処理手段 5 とを制御し、応答時間が短い方の手法による解析を管理する。第 1 の処理手段 4 は処理をリアルタイムに実行し、第 2 の処理手段 5 は処理を非リアルタイムに実行する。

[0015] 解析管理手段 3 は、第 1 の手法の方が応答時間が短い場合、第 1 のプログラム 1 a の呼び出し命令が記述された第 2 のプログラム 1 b の実行過程における該呼び出し命令の実行時に、第 1 の処理手段 4 に処理を実行させる。例えば解析管理手段 3 は、解析要求で指定された情報のすべての情報の解析、

第 1 のプログラム 1 a の処理の実行、および呼び出しに対する応答を、第 1 の処理手段 4 にリアルタイムに実行させる。

[0016] また解析管理手段 3 は、第 2 の手法の方が応答時間が短い場合、第 2 のプログラム 1 b の実行過程における呼び出し命令の実行時に、第 1 の処理手段 4 と第 2 の処理手段 5 とに処理を実行させる。例えば解析管理手段 3 は、次の処理を第 1 の処理手段 4 にリアルタイムに実行させる。第 1 の処理手段 4 に実行させる処理は、解析要求で指定された情報のうちの非リアルタイムに解析する情報以外情報の解析、非リアルタイムに解析する情報の第 2 の処理手段 5 への解析依頼、第 1 のプログラム 1 a の処理の実行、および呼び出しに対する応答である。また解析管理手段 3 は、非リアルタイムに解析する情報の解析を、第 2 の処理手段 5 に非リアルタイムに実行させる。

[0017] なお図 1 に示した各要素間を接続する線は通信経路の一部を示すものであり、図示した通信経路以外の通信経路も設定可能である。

また第 1 の処理手段 4 と第 2 の処理手段 5 とは、例えば解析要求に応じて解析管理手段 3 が生成したプログラムを実行することによって実現できる。この場合、解析管理手段 3 は、例えば第 2 のプログラム 1 b における第 1 のプログラム 1 a の呼び出し命令の記述を、第 1 の処理手段 4 に対応するプログラムの呼び出し命令に書き換える。さらに解析管理手段 3 は、第 1 の処理手段 4 に対応するプログラム内に、第 1 のプログラム 1 a の呼び出し命令を記述することによって、間接的に第 1 のプログラム 1 a が呼び出されるようにする。

[0018] 次に、図 1 に示した構成の情報処理装置 A による処理手順について説明する。

図 2 は、第 1 の実施の形態の処理手順の一例を示すフローチャートである。以下、図 2 に示す処理をステップ番号に沿って説明する。

[0019] [ステップ S 1] 判定手段 2 は、第 1 のプログラム 1 a の呼び出しに関する情報の解析要求を取得すると、解析要求で指定された情報の一部を非リアルタイムで解析させることにより第 1 の処理手段 4 で行わずにすむ処理の処

理時間（短縮時間）を計算する。短縮時間は、例えば非リアルタイムで解析する情報の解析に要する時間と、解析結果を出力する時間とを加算した時間である。

[0020] [ステップS 2] 判定手段2は、第1のプログラム1 aの呼び出しに関する情報の解析要求を取得すると、解析要求で指定された情報の一部を非リアルタイムで解析させることにより第1の処理手段4で新たに発生する処理の処理時間（増加時間）を計算する。増加時間は、例えば、第1の処理手段4から第2の処理手段5への非リアルタイムに解析する情報の解析の依頼に要する時間である。

[0021] [ステップS 3] 判定手段2は、短縮時間と増加時間とを比較し、第1の手法と第2の手法とのうち、呼び出し元への応答時間が短い手法を判定する。例えば判定手段2は、第1の処理手段4の処理の短縮時間の方が短ければ、第1の手法の方が応答時間が短いと判断する。また判定手段2は、第1の処理手段4の処理の短縮時間の方が長ければ、第2の手法の方が応答時間が短いと判断する。応答時間が短くなる手法が第1の手法であれば、判定手段2は、処理をステップS 4に進める。また応答時間が短くなる手法が第2の手法であれば、判定手段2は、処理をステップS 5に進める。

[0022] [ステップS 4] 解析管理手段3は、応答時間が短くなると判定された第1の手法により処理を実行する第1の処理手段4の処理内容を記述したプログラムを生成する。例えば、解析管理手段3は、予め用意された第1の手法用の雛形のプログラムに、第1のプログラム1 aの呼び出し命令を追加することで、第1の処理手段4の処理内容を記述したプログラムを生成する。解析管理手段3は、その後、処理をステップS 6に進める。

[0023] [ステップS 5] 解析管理手段3は、応答時間が短くなると判定された第2の手法により処理を実行する第1の処理手段4の処理内容を記述したプログラムを生成する。例えば、解析管理手段3は、予め用意された第2の手法用の雛形のプログラムに、第1のプログラム1 aの呼び出し命令を追加することで、第1の処理手段4の処理内容を記述したプログラムを生成する。解

析管理手段 3 は、その後、処理をステップ S 6 に進める。

[0024] [ステップ S 6] 解析管理手段 3 は、第 2 のプログラム 1 b を編集し、第 2 のプログラム 1 b の実行過程における第 1 のプログラム 1 a の呼び出し命令の実行時に、第 1 の処理手段 4 に対応するプログラムが呼び出されるようにする。例えば解析管理手段 3 は、第 2 のプログラム 1 b における第 1 のプログラム 1 a の呼び出し命令を、第 1 の処理手段 4 に対応するプログラムの呼び出し命令に書き換える。第 2 のプログラムが既に主記憶装置に読み込まれている場合、命令の書き換えは、例えば主記憶装置に格納された第 2 のプログラムに対して行われる。また第 2 のプログラムが主記憶装置に読み込まれていなければ、命令の書き換えは、例えば二次記憶装置に格納された第 2 のプログラムに対して行われる。

[0025] OS (Operating System) により第 2 のプログラム 1 b が実行され、第 1 のプログラム 1 a の実行タイミングになると、第 1 の処理手段 4 に対応するプログラムの呼び出し命令が実行される。すると OS により第 1 の処理手段 4 が実行される。第 1 の手法で解析を行う場合、第 1 の処理手段 4 が、解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する。第 2 の手法で解析を行う場合、第 1 の処理手段 4 が、非リアルタイムで解析する情報以外情報の解析をリアルタイムに実行し、第 2 の処理手段 5 が、非リアルタイムで解析する情報の解析を非リアルタイムに実行する。

[0026] [ステップ S 7] 解析管理手段 3 は、第 1 の処理手段 4 または第 2 の処理手段 5 から解析結果を取得する。

[ステップ S 8] 解析管理手段 3 は、解析結果を出力する。

[0027] このようにして、応答時間が短くなる手法により、第 1 のプログラム 1 a の呼び出しに関する情報の解析が行われる。

図 3 は、第 1 の実施の形態による解析処理の一例を示す図である。図 3 には、判定手段 2 による判定結果に応じて、解析管理手段 3 の管理下で行われる解析処理を模式的に示している。

[0028] 第 1 の手法の方が応答時間が短くなると判断された場合、第 2 のプログラ

ム 1 b を実行する第 3 の処理手段 6 が生成され、第 2 のプログラム 1 b が実行される。第 3 の処理手段 6 は、第 1 の処理手段 4 に対応するプログラムの呼び出し命令「call func_dbg1」の実行タイミングになると、そのプログラムの呼び出しを行い、応答待ちの状態となる。すると OS により第 1 の処理手段 4 が起動され、解析要求で指定されたすべての情報の解析、解析結果の出力が行われる。その後、第 1 の処理手段 4 から、第 1 のプログラム 1 a の呼び出し命令「call func_a」が実行される。すると OS により、第 1 のプログラム 1 a を実行する第 4 の処理手段 7 が起動され、第 1 のプログラム 1 a が実行される。第 4 の処理手段 7 は、処理が完了すると、処理結果を第 1 の処理手段 4 に応答する。第 1 の処理手段 4 は、第 4 の処理手段 7 の処理結果を第 3 の処理手段 6 に応答する。すると、第 3 の処理手段 6 により、第 1 の処理手段 4 に対応するプログラムの呼び出し命令「call func_dbg1」以降の処理が開始される。

[0029] 第 2 の手法の方が応答時間が短くなると判断された場合、第 2 のプログラム 1 b を実行する第 3 の処理手段 6 が生成され、第 2 のプログラム 1 b が実行される。第 3 の処理手段 6 は、第 1 の処理手段 4 に対応するプログラムの呼び出し命令「call func_dbg2」の実行タイミングになると、そのプログラムの呼び出しを行い、応答待ちの状態となる。すると OS により第 1 の処理手段 4 が起動され、解析要求で指定されたすべての情報のうちのリアルタイムに解析する情報の解析、第 2 の処理手段 5 への非リアルタイムに解析する情報の解析依頼が行われる。その後、第 1 の処理手段 4 から、第 1 のプログラム 1 a の呼び出し命令「call func_a」が実行される。すると OS により、第 1 のプログラム 1 a を実行する第 4 の処理手段 7 が起動され、第 1 のプログラム 1 a が実行される。第 4 の処理手段 7 は、処理が完了すると、処理結果を第 1 の処理手段 4 に応答する。第 1 の処理手段 4 は、第 4 の処理手段 7 の処理結果を第 3 の処理手段 6 に応答する。すると、第 3 の処理手段 6 により、第 1 の処理手段 4 に対応するプログラムの呼び出し命令「call func_dbg2」以降の処理が開始される。

[0030] 一方、第2の処理手段5では、非リアルタイムに解析する情報の解析を行う。そして、第2の処理手段5は、解析要求で指定されたすべての情報の解析結果をまとめて出力する。

[0031] このように、応答時間が短くなる手法を選択して、プログラムの呼び出しに関する情報の解析を行うようにしたため、第3の処理手段6が応答待ちをする時間が抑止される。その結果、第3の処理手段6による処理に大きな影響を与えずに、解析が可能となる。

[0032] 例えば、システムの運用中に、プログラムの呼び出しに関する情報を解析する場合もある。このような場合、第1の実施の形態によって解析を行えば、運用中のシステムの処理性能の低下を最小限に抑えることができる。

[0033] また第3の処理手段6の応答待ちの時間が長期化すると、正しい解析を行うことができない場合がある。例えば呼び出し元である第2のプログラム1bにおいて、第1のプログラム1aの呼び出し命令実行時の応答時間が所定時間を過ぎると、エラー処理を実行するように記述されている場合がある。このような場合、プログラムの呼び出しに関する情報の解析を実行したことでエラー処理が開始されてしまうと、平常時の動作を正しく解析できなくなってしまう。第1の実施の形態によって解析を行えば、平常時の動作を正しく解析できる可能性が高くなる。

[0034] なお、図1または図3に示した判定手段2、解析管理手段3、第1の処理手段4、第2の処理手段5、第3の処理手段6、第4の処理手段7は、情報処理装置Aが有するCPU（Central Processing Unit）により実現することができる。また、記憶手段1は、情報処理装置Aが有するRAM（Random Access Memory）やハードディスクドライブ（HDD:Hard Disk Drive）などにより実現することができる。

[0035] 〔第2の実施の形態〕

次に第2の実施の形態について説明する。第2の実施の形態は、第1の実施の形態に示した機能に加え、出力する情報の条件を設定し、必要な情報のみを出力することができるようにしたものである。

- [0036] 図4は、第2の実施の形態に用いるコンピュータのハードウェアの一構成例を示す図である。OS 120は、CPU 101によって装置全体が制御されている。CPU 101には、バス108を介してRAM 102と複数の周辺機器が接続されている。
- [0037] RAM 102は、コンピュータ100の主記憶装置として使用される。RAM 102には、CPU 101に実行させるOSのプログラムやアプリケーションプログラムの少なくとも一部が一時的に格納される。また、RAM 102には、CPU 101による処理に必要な各種データが格納される。
- [0038] バス108に接続されている周辺機器としては、HDD 103、グラフィック処理装置104、入カインタフェース105、光学ドライブ装置106、および通信インタフェース107がある。
- [0039] HDD 103は、内蔵したディスクに対して、磁氣的にデータの書き込みおよび読み出しを行う。HDD 103は、コンピュータ100の二次記憶装置として使用される。HDD 103には、OSのプログラム、アプリケーションプログラム、および各種データが格納される。なお、二次記憶装置としては、フラッシュメモリなどの半導体記憶装置を使用することもできる。
- [0040] グラフィック処理装置104には、モニタ11が接続されている。グラフィック処理装置104は、CPU 101からの命令に従って、画像をモニタ11の画面に表示させる。モニタ11としては、CRT (Cathode Ray Tube) を用いた表示装置や液晶表示装置などがある。
- [0041] 入カインタフェース105には、キーボード12とマウス13とが接続されている。入カインタフェース105は、キーボード12やマウス13から送られてくる信号をCPU 101に送信する。なお、マウス13は、ポインティングデバイスの一例であり、他のポインティングデバイスを使用することもできる。他のポインティングデバイスとしては、タッチパネル、タブレット、タッチパッド、トラックボールなどがある。
- [0042] 光学ドライブ装置106は、レーザ光などを利用して、光ディスク14に記録されたデータの読み取りを行う。光ディスク14は、光の反射によって

読み取り可能なようにデータが記録された可搬型の記録媒体である。光ディスク 14 には、DVD (Digital Versatile Disc)、DVD-RAM、CD-ROM (Compact Disc Read Only Memory)、CD-R (Recordable) / RW (ReWritable) などがある。

[0043] 通信インタフェース 107 は、ネットワーク 10 に接続されている。通信インタフェース 107 は、ネットワーク 10 を介して、他のコンピュータまたは通信機器との間でデータの送受信を行う。

[0044] 以上のようなハードウェア構成によって、本実施の形態の処理機能を実現することができる。なお、図 1 に示した第 1 の実施の形態の情報処理装置も、図 4 に示したコンピュータと同様のハードウェアにより実現することができる。

[0045] 図 5 は、第 2 の実施の形態のコンピュータの機能を示すブロック図である。OS 120 は、プログラム記憶部 110、OS 120、およびトレース管理部 130 を有する。

プログラム記憶部 110 は、デバッグ対象となるデバッグ対象関数 111 と、そのプログラムを呼び出す呼び出し元関数 112 とを記憶する。また、トレース管理部 130 内のデバッグ関数生成部 134 によりデバッグプログラムが生成された場合、生成されたデバッグプログラムもプログラム記憶部 110 に格納される。例えば RAM 102 または HDD 103 の記憶領域の一部が、プログラム記憶部 110 として使用される。

[0046] OS 120 は、プログラムの実行要求に応じて、そのプログラムを実行するプロセスを生成し、生成したプロセスによってプログラムを実行する。プロセスは、OS から CPU 101、RAM 102、その他の I/O 機器などのハードウェア資源の割り当てを受け、割り当てられたハードウェア資源によりプログラムを実行するものである。

[0047] なお OS 120 は、仮想記憶方式により、仮想メモリ空間をカーネル空間とユーザ空間に分離している。カーネル空間は、OS 120 のカーネルやデバイスドライバの実行のためのメモリ空間であり、ユーザから直接の操作は

制限される。ユーザ空間は、アプリケーションプログラムなどの実行のためのメモリ空間である。図5の例では、トレース管理部130の各機能は、ユーザ空間を利用して実行される。また呼び出し元関数112やデバッグ対象関数111は、例えばデバイスドライバ用のプログラムであり、カーネル空間を利用してOS120により実行されるものとする。

[0048] トレース管理部130は、トレースコマンドの実行要求に応じて、デバッグ対象関数111実行時の情報をトレースする。トレース管理部130は、トレース条件記憶部131、処理時間情報記憶部132、処理時間解析部133、デバッグ関数生成部134、呼び出し命令変更部135、およびトレース情報出力部136を有する。

[0049] トレース条件記憶部131は、プログラム実行時のデータをトレースする際の条件を記憶する。例えばトレース条件記憶部131には、トレース条件が記述された出力情報指定ファイル131aが格納される。なお、トレース条件記憶部131としては、例えばRAM102またはHDD103の記憶領域の一部が使用される。

[0050] 処理時間情報記憶部132は、情報のトレースに要する時間の算出の基礎となる情報を記憶する。例えば処理時間情報記憶部132は、処理内容ごとの処理時間を記憶する。なお、処理時間情報記憶部132としては、例えばRAM102またはHDD103の記憶領域の一部が使用される。

[0051] 処理時間解析部133は、トレースコマンドで指定された出力情報指定ファイル131aの内容に基づいて、2つの手法それぞれにおいて、トレース処理に要する時間を計算する。

[0052] 第1の手法は、リアルタイムに解析する情報（リアルタイム解析情報）と、リアルタイムに解析を行わない情報（非リアルタイム解析情報）との解析を、共にリアルタイムにデバッグ処理を実行するプロセスで行う手法である。

[0053] 第2の手法は、リアルタイム解析情報の解析についてはリアルタイムにデバッグ処理を実行するプロセスで行い、非リアルタイム解析情報の解析につ

いては、デバッグ処理を実行するプロセスとは別のデバッグスレッドで、並列的に行う手法である。

[0054] 処理時間解析部 133 は、2つの手法それぞれにおけるデバッグ関数の処理時間を比較し、処理時間が短くなる手法を、適用手法に決定する。処理時間解析部 133 は、決定した適用手法を、デバッグ関数生成部 134 に通知する。

[0055] デバッグ関数生成部 134 は、適用手法を実行するデバッグプログラムを生成する。例えばデバッグ関数生成部 134 は、第1の手法と第2の手法とのそれぞれ用に予め用意された雛形のプログラムを用いて、デバッグプログラムを生成することができる。雛形のプログラムを用いる場合、デバッグ関数生成部 134 は、雛形のプログラムに対して、リアルタイムに解析するトレース処理に関する記述の後に、デバッグ対象関数 111 の呼び出し命令を挿入する。そしてデバッグ関数生成部 134 は、生成したデバッグプログラムをプログラム記憶部 110 に格納する。またデバッグ関数生成部 134 は、デバッグ処理におけるデータのトレースに第2の手法を適用する場合、OS 120 に対してデバッグスレッドの生成を要求する。

[0056] 呼び出し命令変更部 135 は、呼び出し元関数 112 内のデバッグ対象関数 111 の呼び出し命令を、デバッグ関数生成部 134 が生成したデバッグ関数の呼び出し命令に置き換える。例えば、呼び出し命令変更部 135 は、呼び出し元関数 112 をカーネル空間にロードした後、カーネル空間内で関数の呼び出し命令の置き換えを行うことができる。ここでロードとは、HDD 103 などの二次記憶装置に格納されたプログラムを、RAM 102 などの主記憶装置にコピーすることである。

[0057] トレース情報出力部 136 は、デバッグ関数を実行中のOS 120、またはOS 120 がカーネル空間内に生成したデバッグスレッドからトレース情報を取得する。そしてトレース情報出力部 136 は、取得したトレース情報を出力する。例えばトレース情報出力部 136 は、所定のファイルに、解析結果であるトレース情報を出力する。

[0058] このようなコンピュータ 100において、ユーザがトレースコマンドを入力することで、呼び出し元関数 112の実行時にデバッグ対象関数 111の呼び出しが行われると、その呼び出し処理に関するトレース情報を取得することができる。

[0059] なお、図5に示した各要素間を接続する線は通信経路の一部を示すものであり、図示した通信経路以外の通信経路も設定可能である。

また、図5に示すプログラム記憶部 110は、図1に示した第1の実施の形態の記憶手段1の一例である。図5に示す処理時間解析部 133は、図1に示した第1の実施の形態の判定手段2の一例である。図5に示すデバッグ関数生成部 134、呼び出し命令変更部 135、およびトレース情報出力部 136は、図1に示した第1の実施の形態の解析管理手段3の一例である。

[0060] 次に、リアルタイム解析情報と非タイム解析情報とについて説明する。

リアルタイム解析情報としては、例えばタイムスタンプやスタックがある。

タイムスタンプは、関数呼び出し命令が実行された時刻の情報であり、関数呼び出し命令に実行時にリアルタイムに取得することで、正確な時刻が取得できる。

[0061] スタックは、その関数がどの関数から呼び出されていたのかを示す。関数Aが関数Bから呼ばれ、関数Bは関数Cから呼ばれ、関数Cは関数Dから呼ばれていた場合、関数Aのスタックは、関数A←関数B←関数C←関数Dとなる。

[0062] 非リアルタイム解析情報としては、例えばネットワークドライバで受け渡しされるパケット情報がある。パケット情報は、例えば関数呼び出し命令の引数に設定されたアドレスで示される記憶領域に格納されている。

[0063] 図6は、パケット情報のデータ構造の一例を示す図である。ネットワークドライバで受け渡しされるパケット情報は、メッセージブロック構造体 21～23が連鎖され、各メッセージブロック構造体 21～23がバッファ 24～26の先頭アドレス／末尾アドレスを持つデータ構造となっている。メッ

セージブロック構造体 2 1 ~ 2 3 は、各メッセージブロック構造体 2 1 ~ 2 3 に設定された、次のメッセージブロック構造体の位置を示すポインタによって、連鎖関係が示される。

- [0064] ネットワークドライバの送信関数や受信関数で受け渡されるのは、先頭のメッセージブロック構造体 2 1 の先頭アドレスである。なお、メッセージブロック構造体の個数は、何個でもよい（１個でもよいし１０個でもよい）。
- [0065] パケット情報 2 7 は、複数のモジュールで使用されることが前提となっているため、メッセージブロック構造体 2 1 ~ 2 3 の持つ参照カウンタが、現在いくつのモジュールから参照されているのかを示している。先頭のメッセージブロック構造体 2 1 の持つ参照カウンタの値が「０」にならない限り、連鎖関係にあるメッセージブロック構造体 2 1 ~ 2 3 およびバッファ 2 4 ~ 2 6 のメモリが解放されてしまうことはない。
- [0066] そのため、ネットワークドライバで受け渡しされるパケット情報 2 7 については、メッセージブロック構造体 2 1 の持つ参照カウンタに 1 を加えておけば、そのパケット情報 2 7 が格納されたメモリ領域が開放されるのを抑止できる。
- [0067] パケット情報 2 7 のように、格納されたメモリ領域の開放を容易に抑止できる情報については、リアルタイムに解析しなくてもよい。つまり、リアルタイムに解析しなくても、情報が格納された領域の解放を抑止しておけば、非リアルタイムにその情報を解析することができる。
- [0068] このように、デバッグ時にトレースする情報には、非リアルタイムに解析可能な情報（非リアルタイム解析情報）が含まれることがある。そこで、非リアルタイム解析情報の解析に要する時間が長い場合、デバッグ処理を実行するプロセスとは別個のデバッグスレッドに非リアルタイム解析情報の解析を実行させることで、デバッグ処理を実行することによる応答遅延を低減できる。ただし、非リアルタイム解析情報の解析をデバッグスレッドに依頼するのにも、ある程度の時間がかかる。そのため、デバッグスレッドへの処理の依頼に要する時間よりも、非リアルタイム解析情報の解析をリアルタイム

に実行しないことにより短縮される処理時間の方が短い場合もあり得る。このような場合、デバッグ処理を実行する過程で、非リアルタイム解析情報の解析も含めて、リアルタイムに解析処理を行う方が効率的である。第2の実施の形態では、トレース情報を取得する手法として、第1の手法と第2の手法とのうち、呼び出し元への応答時間が短くなる方の手法により、トレース情報を取得する。

[0069] 以下、図7～図12を参照し、トレース情報を取得しない場合、第1の手法でトレース情報を取得する場合、および第2の手法でトレース情報を取得する場合のそれぞれについて、呼び出し元関数112の実行状況の概要を説明する。

[0070] 図7、図8は、トレース情報を取得しない場合の例を示している。図7、図8の例では、トレースコマンドの実行要求がコンピュータ100に入力されず、トレース管理部130は起動されない。

[0071] 図7は、トレース情報を取得しない場合の処理状況を示す第1の図である。OS120の起動時に、呼び出し元関数112とデバッグ対象関数111が、メモリのカーネル空間にロードされる。これにより、カーネル空間内に呼び出し元関数31とデバッグ対象関数32とが記憶される。またOS120の内部では、呼び出し元関数31の関数名「func__b」により呼び出し元関数31を呼び出すコードが生成される。OS120は、各種処理の実行過程で、呼び出し元関数31の実行タイミングになると、生成されたコードに基づいて呼び出し元関数31の実行要求（関数呼び出し）を行う。

[0072] なお、OS120の起動後の任意のタイミングで呼び出し元関数112とデバッグ対象関数111とを、メモリのカーネル空間にロードすることもできる。

カーネル空間にロードされた関数などのプログラムは、OS120の一機能として実行される。そこで、以下の説明では、カーネル空間内でロードしたプログラムは、OS120が実行するものとする。

[0073] 図8は、トレース情報を取得しない場合の処理状況を示す第2の図である

。この状況で、OS 120の処理中で呼び出し元関数31の実行要求（関数呼び出し）が発生したときに、OS 120で呼び出し元関数31が実行される。

[0074] 呼び出し元関数31の処理が実行され、デバッグ対象関数32の関数呼び出し命令（call func__a）の実行タイミングになると、デバッグ対象関数32が呼び出される。するとデバッグ対象関数32が実行される。

[0075] デバッグ対象関数32の処理が終了すると、デバッグ対象関数32の処理結果が、戻り値として呼び出し元関数31に通知される。そしてデバッグ対象関数32の処理が終了する。デバッグ対象関数32から戻り値に基づいて、呼び出し元関数31における、デバッグ対象関数32の呼び出し命令以降の命令から処理が続行される。

[0076] このように、トレース情報を取得しない場合、呼び出し元関数31の実行時に、デバッグ対象関数32の関数呼び出し行われる。一方、トレース情報を取得する場合、呼び出し元関数31の実行時には、デバッグ関数が呼び出されるように、呼び出し元関数31の内容が書き換えられる。

[0077] 図9、図10は、第1の手法によりトレース情報を取得する場合の例を示している。第1の手法によりトレース情報を取得する場合、OS 120起動時の処理は、トレース情報を取得しない場合と同様である。すなわち、図7に示すように、OS 120の起動時に、呼び出し元関数112とデバッグ対象関数111とが、カーネル空間にロードされる。その後、トレースコマンドの実行指示が入力されることで、トレース処理部130の処理時間解析部133によって、応答時間が短くなるトレース情報の取得手法が判定される。ここで、処理時間解析部133により、第1の手法の方が応答時間が短くなると判定されたものとする。

[0078] 図9は、第1の手法によりトレース情報を取得する場合の処理状況を示す第1の図である。第1の手法でトレース情報を取得する場合、デバッグ関数生成部134により、第1の手法でトレース情報を取得するための処理が記述された第1のデバッグ関数33が生成される。生成された第1のデバッグ

関数 3 3 は、カーネル空間にロードされる。

[0079] また第 1 の手法でトレース情報を取得する場合、呼び出し命令変更部 1 3 5 により、呼び出し元関数 3 1 内の関数呼び出し命令の内容が書き換えられる。例えば呼び出し命令変更部 1 3 5 は、カーネル空間内にロードされた呼び出し元関数 3 1 内のデバッグ対象関数 3 2 の呼び出し命令 (`call func__a`) を、第 1 のデバッグ関数 3 3 の呼び出し命令 (`call func__dbg 1`) に書き換える。

[0080] 図 1 0 は、第 1 の手法によりトレース情報を取得する場合の処理状況を示す第 2 の図である。その後、OS 1 2 0 から呼び出し元関数の実行要求が出されると、コンピュータ 1 0 0 で呼び出し元関数 3 1 の処理が実行される。

[0081] 呼び出し元関数 3 1 の処理が実行され、呼び出し元関数 3 1 内の第 1 のデバッグ関数 3 3 の関数呼び出し命令の実行タイミングになると、第 1 のデバッグ関数 3 3 が呼び出され、コンピュータ 1 0 0 で実行される。第 1 のデバッグ関数 3 3 が実行されている間は、呼び出し元関数 3 1 の処理状態は、戻り値の待ち状態となっている。

[0082] OS 1 2 0 は、第 1 のデバッグ関数 3 3 に記述された命令に従って、処理を実行する。例えば最初に save 命令が実行される。save 命令は、CPU 1 0 1 内のレジスタに格納されたデータの RAM 1 0 2 への退避を一括して行う命令である。save 命令を、例えば関数呼び出しが行われたときに先頭で実行することで、呼び出し元関数 3 1 の処理によりレジスタに設定されたデータを、呼び出し先の第 1 のデバッグ関数 3 3 の処理により書き換えてしまうことを抑止できる。

[0083] また OS 1 2 0 は、第 1 のデバッグ関数 3 3 に記述された命令に従い、リアルタイム解析情報の解析を行う。また第 1 のデバッグ関数 3 3 の処理では、解析対象のデータが、第 1 のデバッグ関数 3 3 の実行要求時に指定された限定条件に合致する場合には、非リアルタイム解析情報が解析される。解析結果は、トレース管理部 1 3 0 内のトレース情報出力部 1 3 6 に引き渡される。限定条件とは、デバッグ対象関数 3 2 の関数呼び出しに関連する情報を

、トレース処理の対象とするための条件である。関数呼び出しに関連する情報には、例えば関数呼び出し命令の引数や、その引数に設定されたアドレスで示される記憶領域内の情報が含まれる。第 1 のデバッグ関数 3 3 の処理では、限定条件が満たされていなければ、非リアルタイム解析情報の解析や解析結果の出力は行われない。

[0084] また、トレース情報出力部 1 3 6 に引き渡される解析結果には、解析対象として指定された情報が含まれる。例えば第 1 のデバッグ関数 3 3 の処理では、解析結果が、トレース管理部 1 3 0 が管理している記憶領域にコピーされる。これにより、解析結果の引き渡しが行われる。

[0085] 解析結果を取得したトレース管理部 1 3 0 のトレース情報出力部 1 3 6 は、デバッグスレッドから通知された解析結果を、例えば解析結果ファイル 3 9 に書き出す。解析結果ファイル 3 9 は、例えば HDD 1 0 3 に格納される。

[0086] また第 1 のデバッグ関数 3 3 の処理では、トレース処理終了後、restore 命令が実行される。restore 命令は、save 命令によりレジスタの復元を一括して行う命令である。その後、第 1 のデバッグ関数 3 3 の処理では、デバッグ対象関数 3 2 の実行要求（関数呼び出し）が行われる。するとコンピュータ 1 0 0 により、デバッグ対象関数 3 2 が実行される。デバッグ対象関数 3 2 を実行されている間は、第 1 のデバッグ関数 3 3 の処理状態は、戻り値の待ち状態となっている。

[0087] OS 1 2 0 は、デバッグ対象関数 3 2 の実行が終了すると、デバッグ対象関数 3 2 の処理結果を第 1 のデバッグ関数 3 3 への戻り値とする。デバッグ対象関数 3 2 から戻り値が得られると、OS 1 2 0 は第 1 のデバッグ関数 3 3 の処理に復帰し、デバッグ対象関数 3 2 から取得したその戻り値を、呼び出し元関数 3 1 への戻り値とする。そして第 1 のデバッグ関数 3 3 の処理が終了する。

[0088] OS 1 2 0 は、第 1 のデバッグ関数 3 3 からの戻り値に基づき、呼び出し元関数 3 1 における関数呼び出し命令の次の命令から処理を続行する。

なお図 9、図 10 に示した呼び出し元関数 31 に基づく OS 120 の処理機能は、図 3 に示した第 1 の実施の形態の第 3 の処理手段 6 の一例である。また図 9、図 10 に示した第 1 のデバッグ関数 33 に基づく OS 120 の処理機能は、図 3 に示した第 1 の実施の形態の第 1 の手法適用時の第 1 の処理手段 4 の一例である。さらに図 9、図 10 に示したデバッグ対象関数 32 に基づく OS 120 の処理機能は、図 3 に示した第 1 の実施の形態の第 4 の処理手段 7 の一例である。

[0089] 図 11、図 12 は、第 2 の手法によりトレース情報を取得する場合の処理状況を示す図である。第 2 の手法でトレース情報を取得する場合、OS 120 起動時の処理は、トレース情報を取得しない場合と同様である。すなわち、図 7 に示すように、OS 120 の起動時に、呼び出し元関数 112 とデバッグ対象関数 111 とが、カーネル空間にロードされる。その後、トレースコマンドの実行指示が入力されることで、トレース処理部 130 の処理時間解析部 133 によって、応答時間が短くなるトレース情報の取得手法が判定される。ここで、処理時間解析部 133 により、第 2 の手法の方が応答時間が短くなると判定されたものとする。

[0090] 図 11 は、第 2 の手法によりトレース情報を取得する場合の処理状況を示す第 1 の図である。第 2 の手法でトレース情報を取得する場合、デバッグ関数生成部 134 により、第 2 の手法でトレース情報を取得するための処理が記述された第 2 のデバッグ関数 34 が生成される。生成された第 2 のデバッグ関数 34 は、カーネル空間にロードされる。またデバッグ関数生成部 134 は、デバッグスレッド 35 のプログラムをカーネル空間内にロードする。この時点では、デバッグスレッド 35 はスリープ状態である。デバッグスレッド 35 は、呼び出し元関数 31、デバッグ対象関数 32、および第 2 のデバッグ関数 34 の処理と並列的に処理を実行可能な、処理機能である。

[0091] また第 2 の手法でトレース情報を取得する場合、呼び出し命令変更部 135 により、呼び出し元関数 31 内の関数呼び出し命令の内容が書き換えられる。例えば呼び出し命令変更部 135 は、カーネル空間内にロードされた呼

び出し元関数 3 1 内のデバッグ対象関数 3 2 の呼び出し命令 (`call func__a`) を、第 2 のデバッグ関数 3 4 の呼び出し命令 (`call func__dbg2`) に書き換える。

[0092] 図 1 2 は、第 2 の手法によりトレース情報を取得する場合の処理状況を示す第 2 の図である。その後、OS 1 2 0 から呼び出し元関数の実行要求が出されると、コンピュータ 1 0 0 で呼び出し元関数 3 1 が実行される。

[0093] 呼び出し元関数 3 1 の処理が実行され、呼び出し元関数 3 1 内の第 2 のデバッグ関数 3 4 の関数呼び出し命令の実行タイミングになると、第 2 のデバッグ関数 3 4 が呼び出され、コンピュータ 1 0 0 で実行される。第 2 のデバッグ関数 3 4 が実行されている間は、呼び出し元関数 3 1 の処理状態は、戻り値の待ち状態となっている。

[0094] OS 1 2 0 は、第 2 のデバッグ関数 3 4 に記述された命令に従って、処理を実行する。例えば最初に `save` 命令が実行される。また OS 1 2 0 は、第 2 のデバッグ関数 3 4 に記述された命令に従い、リアルタイム解析情報の解析を行う。

[0095] また第 2 のデバッグ関数 3 4 の処理では、デバッグスレッド 3 5 への情報の引渡準備を行った後、デバッグスレッド 3 5 のウェイクアップ指示が実行される。スリープ (`sleep`) 状態のデバッグスレッド 3 5 が動作状態に移行される。その後、第 2 のデバッグ関数 3 4 の処理では、`restore` 命令が実行される。さらに第 2 のデバッグ関数 3 4 の処理では、デバッグ対象関数 3 2 の実行要求が行われる。するとコンピュータ 1 0 0 により、デバッグ対象関数 3 2 を実行される。デバッグ対象関数 3 2 を実行されている間は、第 2 のデバッグ関数 3 4 の処理状態は、戻り値の待ち状態となっている。

[0096] OS 1 2 0 は、デバッグ対象関数 3 2 の実行が終了すると、デバッグ対象関数 3 2 の処理結果を第 2 のデバッグ関数 3 4 への戻り値とする。デバッグ対象関数 3 2 から戻り値が得られると、OS 1 2 0 は第 2 のデバッグ関数 3 4 の処理に復帰し、デバッグ対象関数 3 2 から取得したその戻り値を、呼び出し元関数 3 1 への戻り値とする。そして第 2 のデバッグ関数 3 4 の処理が

終了する。

[0097] OS 120は、第2のデバッグ関数34からの戻り値に基づき、呼び出し元関数31における関数呼び出し命令の次の命令から処理を続行する。

一方、デバッグスレッド35は、解析対象が、第2のデバッグ関数34の実行要求時に指定された限定条件に合致する場合には、非リアルタイム解析情報を解析し、解析結果をトレース管理部130内のトレース情報出力部136に引き渡す。例えばデバッグスレッド35は、解析結果を、トレース管理部130が管理する記憶領域内にコピーする。なおデバッグスレッド35は、限定条件が満たされていないならば、非リアルタイム解析情報の解析や解析結果の出力を行わずに、スリープ状態に移行する。

[0098] 解析結果を取得したトレース情報出力部136は、デバッグスレッド35から通知された解析結果を、例えば解析結果ファイル39に書き出す。解析結果ファイル39は、例えばHDD103に格納される。

[0099] このように、第2の手法では、非リアルタイム解析情報の解析は、第2のデバッグ関数34の処理と並列で実行可能なデバッグスレッド35で実行される。そのため、第2のデバッグ関数34を実行する第2のデバッグ関数34は、非リアルタイム解析情報の解析を待たずに、処理を進めることができる。

[0100] なお図11、図12に示した第2のデバッグ関数34に基づくOS120の処理機能は、図3に示した第1の実施の形態の第2の手法適用時の第1の処理手段4の一例である。また図11、図12に示したデバッグスレッド35を用いたOS120の処理機能は、図3に示した第1の実施の形態の第2の処理手段5の一例である。

[0101] 次に、トレース管理部130が実行するトレース管理処理を詳細に説明する。

図13は、トレース管理処理の手順を示すフローチャートである。以下、図13に示す処理をステップ番号に沿って説明する。

[0102] [ステップS11] OS120は、トレースコマンドの入力を受け付ける

。OS 120は、トレースコマンドが入力されると、トレース管理部130を起動する。

〔ステップS12〕トレース管理部130は、トレース準備処理を行う。トレース準備処理は、デバッグプログラムの生成や、デバッグ対象関数内の関数呼び出し命令の変更などの処理である。トレース準備処理の詳細は後述する（図23参照）。

[0103] 〔ステップS13〕トレース情報出力部136は、所定時間待機し、処理をステップS14に進める。

〔ステップS14〕トレース情報出力部136は、管理者からの操作などによるトレース終了指示が入力されたか否かを判断する。トレース情報出力部136は、トレース終了指示が入力された場合、処理をステップS17に進める。またトレース情報出力部136は、トレース終了指示が入力されていなければ、処理をステップS15に進める。

[0104] 〔ステップS15〕トレース情報出力部136は、解析結果が通知されたか否かを判断する。例えばトレース情報出力部136は、共通域に解析結果が格納された場合に、解析結果が通知されたと判断する。トレース情報出力部136は、解析結果が通知された場合、処理をステップS16に進める。またトレース情報出力部136は、解析結果が通知されていなければ、処理をステップS13に進める。

[0105] 〔ステップS16〕トレース情報出力部136は、通知された解析結果を、ファイルなどに出力する。その後、トレース情報出力部136は、処理をステップS13に進める。

〔ステップS17〕呼び出し命令変更部135は、トレース準備処理内で行った呼び出し元関数31に対する関数呼び出し命令の変更を、元の呼び出し命令に戻す。

[0106] 〔ステップS18〕デバッグ関数生成部134は、デバッグスレッド35の有無を判断する。デバッグ関数生成部134は、デバッグスレッド35が存在していれば、処理をステップS19に進める。またデバッグ関数生成部

134は、デバッグスレッド35が存在していなければ、トレース管理処理を終了する。

[0107] [ステップS19] デバッグ関数生成部134は、OS120に対してデバッグスレッド35の消去を指示する。その後、トレース管理処理を終了する。

このような手順でトレース情報が取得される。

[0108] ここで、ステップS11で入力されるトレースコマンドに基づくトレース条件の定義例について説明する。

図14は、トレースコマンドと出力情報指定ファイルとのデータ形式の一例を示す図である。

[0109] トレースコマンド51は、図14に示すように「ctrace（出力情報指定ファイル）」という形式で入力される。ここで「ctrace」が、トレースコマンドのコマンド名であり、「出力情報指定ファイル」がトレースコマンド51に設定する引数である。「出力情報指定ファイル」には、トレース処理に関する限定条件などの定義されたファイル（出力情報指定ファイル52）の位置（ディレクトリパス）と、ファイル名とが設定される。

[0110] 出力情報指定ファイル52には、例えば、複数の記述子が設定される。記述子53には呼び出し元関数、デバッグ対象関数、1つ以上の限定条件、および出力情報が設定される。

[0111] 呼び出し元関数名は、デバッグの対象となるデバッグ対象関数111を呼び出す呼び出し元関数の名称である。なお呼び出し元関数は複数指定することもできる。例えば、「func_b1」と「func_b2」と「func_b3」の3個の呼び出し元関数を指定する場合は、「func_b1:func_b2:func_b3」のように設定する。また呼び出し元関数として、カーネル空間で実行されるすべての関数を指定することも可能である。その場合は、例えば、呼び出し元関数名として「kernel」と記述する。

[0112] 一方、第2の実施の形態では、デバッグ対象関数は1個の記述子53に1個のみ指定するものとする。

記述子 5 3 には、複数の限定条件を設定できる。限定条件 5 4 には、引数番号、引数種別、および任意の数の条件が設定できる。引数番号は、例えば「argN (N=0, 1, 2, …)」で指定する。これは、引数番号が「N」の引数に関する条件指定であることを意味する。引数種別は、例えば「plain」、「mbk__t」などのキーワードで指定される。「plain」は、引数に設定されている情報がプレーンデータ（プレーンテキスト）の先頭アドレスであることを示す。「mbk__t」は、引数に設定されている情報がメッセージブロック構造体の先頭アドレスであることを示す。

[0113] 条件は、「A=B」や「A<B」（A, Bは実数）といった形、あるいは、「ftp」などのキーワードで示される。例えば、「Ethertype=0x800」と条件に指定すれば、引数種別が「mbk__t」であった場合に、その引数が示すパケットの「Ethertype」が「0x800」（つまり I P (Internet Protocol) のパケット）である場合だけ、情報出力を行うことを意味する。また「pattern="abc"」と条件に指定すれば、パケット中に"abc"（16進だと 0x626364）というパターンが含まれる場合のみ情報出力することを意味する。また「LEN<101」と条件に指定すれば、パケット長（M A C (Media Access Control) ヘッダを含む）が101より小さい場合だけ情報出力を行うことを意味する。キーワード「ftp」を条件に指定すれば、「Ethertype=0x800, protocol=tcp, port=21」を指定したのと同じ意味となる。つまり F T P (File Transfer Protocol) で送受信されたパケットを意味する。

[0114] また記述子 5 3 における出力情報の形式は、「argN (N=0, 1, 2, …)」、「timestamp」、「stack」などのキーワード、または、「引数番号：引数種別：範囲」の形式で示される。「argN」は引数番号「N」の値を出力せよという指定である。「timestamp」は、その関数を通過した時刻を出力せよという指定である。「stack」は、その関数のスタックを出力せよという指定である。「引数番号：引数種別：範囲」の指定は、引数番号で指定された引数に設定されたアドレスの、引数種別で指定された種別の情報から、範囲で指定された部分を出力せよという指定である。引数番号と引数種別の指定方法は、限

定条件の指定方法と同様である。

[0115] 出力情報における範囲は、例えば「A－B」という形式で指定する。例えば以下のような指定を可能とする。範囲を「0－64」と指定すると、パケットの0バイト目～64バイト目までを出力せよという指定となる。範囲を、「0－IP_header」と指定すると、パケットの0バイト目～IPヘッダの末尾までを出力せよという指定となる。範囲を「14－64」と指定すると、14バイト目～64バイト目までを出力せよという指定となる。範囲を「0－end」と指定すると、パケット全体を出力せよという指定となる。

[0116] 図15は、トレースコマンドと出力情報指定ファイルとに応じた出力結果の第1の例を示す図である。図15の例では、トレースコマンド61において、ファイル名「file__1」の出力情報指定ファイル62が指定されている。

[0117] この出力情報指定ファイル62の例では、関数「func__b」に対応する呼び出し元関数を実行する呼び出し元関数31から、関数「func__a」が呼ばれるたびに、トレース情報の取得処理が実行される。トレース情報の取得処理では、関数「func__a」の引数「0」をネットワークで受け渡されるパケット情報であると考えた場合に、「Ethertype」が「0x800」（つまりIPパケットである）場合に限り出力が行われる。出力情報は、引数「0」の値、引数「1」の値、タイムスタンプ、スタック、パケットの0バイト目～IPヘッダの末尾までである。解析結果としては、例えば図15の解析結果ファイル63に示す内容が出力される。

[0118] 図16は、トレースコマンドと出力情報指定ファイルとに応じた出力結果の第2の例を示す図である。図16の例では、トレースコマンド64において、ファイル名「file__2」の出力情報指定ファイル65が指定されている。

[0119] この出力情報指定ファイル65の例では、関数「func__b」に対応するプログラムを実行する呼び出し元関数31から、関数「func__a」が

呼ばれるたびに、トレース情報の取得処理が実行される。トレース情報の取得処理では、関数「f u n c _ a」の引数0をネットワークで受け渡されるパケット情報であると考えた場合に、FTPのパケットで、かつ、「abc」というパターンを含むパケットのみ出力される。出力情報は、引数0の値、引数1の値、タイムスタンプ、スタック、パケットの全体である。解析結果としては、例えば図16の解析結果ファイル66に示す内容が出力される。

[0120] このように、予め出力情報指定ファイルを用意しておくことで、出力情報に関する条件を詳細に指定できる。トレース管理部130は、出力情報指定ファイルに示された出力情報の条件を、例えば共通域を介して、カーネル空間内の第1のデバッグ関数33または第2のデバッグ関数34に渡す。共通域は、カーネル空間内のプロセスとユーザ空間内のプロセスとの両方が使用できる、カーネル空間内のメモリ領域である。

[0121] 図17は、共通域のデータ構造の一例を示す図である。共通域40には、例えば3つのフィールド41～43が設けられている。

最初のフィールド41には、情報連鎖構造体のアドレスが設定される。情報連鎖構造体は、複数の呼び出し元から、トレース対象の関数の呼び出しが重複した場合に、複数の関数呼び出しそれぞれの解析結果を連鎖的に関連付ける情報である。共通域40の情報連鎖構造体のアドレスのフィールド41には、連鎖関係の先頭にある情報連鎖構造体のアドレスが設定される。

[0122] 2つめのフィールド42には、デバッグ結果構造体の大きさが設定される。デバッグ結果構造体は、デバッグによる解析結果の格納領域である。

3つめのフィールド43には、デバッグ要求構造体が設定される。デバッグ要求構造体は、トレース管理部130からのデバッグ要求の内容を示す情報である。

[0123] なおデバッグ要求構造体は、トレースコマンドで指定された出力情報指定ファイルに基づいて、デバッグ関数生成部134によって生成される。

図18は、デバッグ要求構造体のデータ構造の一例を示す図である。デバッグ要求構造体70には、基本情報領域71と拡張情報領域72とが含まれ

る。

- [0124] 基本情報領域 7 1 には、構造体の大きさ、引数ごとの引数要求フラグ、タイムスタンプ要求フラグ、およびスタック要求フラグの各フィールドが設けられている。

構造体の大きさのフィールドには、デバッグ要求構造体 7 0 のデータサイズが設定される。

- [0125] 引数ごとの引数要求フラグのフィールドには、関数呼び出し命令に設定された引数の値を出力するか否かを示すフラグが設定される。図 1 8 の例では、関数呼び出し命令に対して最大で 1 6 個の引数が設定される場合が想定されている。関数呼び出し命令に設定される引数は、例えば、左から順番に 0 ~ 1 5 の引数番号が設定される。例えば、引数番号の引数の値を出力しない場合、その引数番号に対応する引数要求フラグのフィールドに「0」が設定される。引数番号の引数の値を出力する場合、その引数番号に対応する引数要求フラグのフィールドに「1」が設定される。

- [0126] タイムスタンプ要求フラグのフィールドには、タイムスタンプを出力するか否かを示すフラグが設定される。例えばタイムスタンプを出力しない場合、タイムスタンプ要求フラグのフィールドに「0」が設定される。また呼び出し元関数 3 1 による関数呼び出し命令実行時を示すタイムスタンプを出力する場合、タイムスタンプ要求フラグのフィールドに「1」が設定される。

- [0127] スタック要求フラグのフィールドには、スタックの情報を出力するか否かを示すフラグが設定される。例えばスタックの情報を出力しない場合、スタック要求フラグのフィールドに「0」が設定される。またスタックの情報を出力する場合、スタック要求フラグのフィールドに「1」が設定される。

- [0128] 拡張情報領域 7 2 には、引数番号、引数種別、限定条件個数、複数の限定条件、および複数の取り出し部分の各フィールドが設けられている。

引数番号のフィールドには、出力する情報が格納された記憶領域のアドレスが設定された引数の番号が設定される。

- [0129] 引数種別のフィールドには、出力する情報の種別が設定される。例えば出

力する情報が、ネットワーク送受信データを表すメッセージブロック構造体であれば、引数種別のフィールドに「1」が設定される。また出力する情報が、プレーンデータのファイルであれば、引数種別のフィールドに「2」が設定される。

[0130] 限定条件個数のフィールドには、限定条件の個数が設定される。

限定条件のフィールドには、情報の出力を行うか否かの判断基準となる限定条件が設定される。例えば、引数種別が「1」の場合、限定条件のフィールドに、「Ethertype」、「送信元／送信先IPアドレス」、「パケット長」などの条件が設定される。

[0131] 取り出し部分のフィールドには、出力する情報から解析結果として取り出す部分を指定する情報が設定される。例えば、引数種別が「1」の場合、先頭からMACヘッダまで、先頭からIPヘッダまで、先頭からTCPヘッダまで、IPヘッダのみ、TCPヘッダのみ、TCPチェックサム値のみ、xxバイト目～yyバイト目までなどが、取り出し部分として指定できる。

[0132] 図19は、デバッグ結果構造体のデータ構造の一例を示す図である。デバッグ結果構造体73には、引数番号ごとの引数要求フラグのフィールドと、引数要求フラグのフィールドそれぞれに対応する引数の値のフィールドが設けられている。引数要求フラグのフィールドには、対応する引数番号で示される引数を取得したか否かを示すフラグが設定される。引数の値のフィールドには、対応する引数番号で示された引数の値が設定される。

[0133] またデバッグ結果構造体73には、タイムスタンプ要求フラグのフィールドと、タイムスタンプの値のフィールドが設けられている。タイムスタンプ要求フラグのフィールドには、タイムスタンプを取得したか否かを示すフラグが設定される。タイムスタンプの値のフィールドには、取得したタイムスタンプの値が設定される。

[0134] またデバッグ結果構造体73には、スタック要求フラグのフィールド、スタックの深さのフィールド、およびスタックに示される関数名のフィールドが設けられている。スタック要求フラグのフィールドには、スタックを取得

したか否かを示すフラグが設定される。スタックの深さのフィールドには、何段階の関数呼び出しが行われたか（スタックに示される関数名の数）が設定される。関数名のフィールドには、スタックに含まれる関数名が設定される。例えば関数名のフィールドには順番が設定されており、呼び出し元の関数から順に、その関数の関数名が関数名のフィールドに設定される。

[0135] またデバッグ結果構造体 7 3 には、取り出し部分の大きさのフィールドと、取り出し部分のフィールドとが設けられている。取り出し部分の大きさのフィールドには、引数に設定されたアドレスで示された記憶領域内の情報から取り出した部分データのサイズが設定される。取り出し部分のフィールドには、引数に設定されたアドレスで示された記憶領域内の情報から取り出した部分データが設定される。

[0136] 図 20 は、情報連鎖構造体のデータ構造の一例を示す図である。情報連鎖構造体 7 4 には、次の情報連鎖構造体のアドレスのフィールド、デバッグ結果構造体のアドレスのフィールド、非リアルタイム解析情報種別のフィールド、および非リアルタイム解析情報領域のアドレスのフィールドが設けられている。

[0137] 次の情報連鎖構造体のアドレスのフィールドには、次に連鎖された情報連鎖構造体が格納された記憶領域の先頭のアドレスが設定される。なお、次に連鎖された情報連鎖構造体が存在しない場合、次の情報連鎖構造体のアドレスのフィールドには、例えば「0」が設定される。

[0138] デバッグ結果構造体のアドレスのフィールドには、デバッグ結果構造体が格納された記憶領域の先頭のアドレスが設定される。

非リアルタイム解析情報種別のフィールドには、非リアルタイム解析情報が格納された記憶領域のデータ構造の種別が設定される。例えば非リアルタイム解析情報のデータ構造がメッセージブロック構造体であれば、非リアルタイム解析情報種別のフィールドに「1」が設定される。また非リアルタイム解析情報のデータ構造がプレーンデータであれば、非リアルタイム解析情報種別のフィールドに「2」が設定される。

[0139] 非リアルタイム解析情報領域のアドレスのフィールドには、非リアルタイム解析情報が格納された記憶領域の先頭のアドレスが設定される。

図20に示した情報連鎖構造体74は、複数の情報連鎖構造体によって連鎖関係を定義できる。

[0140] 図21は、情報連鎖構造体による連鎖関係の一例を示す図である。図21の例では、3つの情報連鎖構造体81～83が連鎖関係となっている。共通域40の情報連鎖構造体のアドレスのフィールド41には、情報連鎖構造体81が格納された記憶領域の先頭のアドレスが設定されている。情報連鎖構造体81の次の情報連鎖構造体のアドレスのフィールドには、情報連鎖構造体82が格納された記憶領域の先頭のアドレスが設定されている。情報連鎖構造体82の次の情報連鎖構造体のアドレスのフィールドには、情報連鎖構造体83が格納された記憶領域の先頭のアドレスが設定されている。情報連鎖構造体83の次の情報連鎖構造体のアドレスのフィールドには、連鎖の最後であることを示す値「0」が設定されている。

[0141] また、情報連鎖構造体81～83それぞれに設定されたデバッグ結果構造体のアドレスにより、情報連鎖構造体81～83それぞれに、デバッグ結果構造体84～85が関連付けられている。さらに情報連鎖構造体81～83それぞれに設定された非リアルタイム解析情報領域のアドレスにより、情報連鎖構造体81～83それぞれに、非リアルタイム解析情報を含む記憶領域（非リアルタイム解析情報領域）87～89が関連付けられている。

[0142] 次に、処理時間情報記憶部132のデータ構造について説明する。

図22は、処理時間情報記憶部のデータ構造の一例を示す図である。処理時間情報記憶部132には、時間見積もりテーブル132aが格納されている。時間見積もりテーブル132aには、解析情報、リアルタイム解析の要否、解析時間、情報引渡時間、および依頼準備時間の列が設けられている。

[0143] 解析情報の列には、トレース処理で解析対象となる情報（解析情報）の種別が設定される。解析情報には、出力情報指定ファイルによって出力対象として指定可能な情報（出力情報）と、限定条件との照合対象となる情報とが

含まれる。リアルタイム解析の要否の列には、対応する解析情報が、リアルタイムに解析する対象か否かが設定される。解析時間の列には、解析情報の解析に要する時間の見積もり値が設定される。情報引渡時間の列には、解析結果のトレース情報をトレース管理部 130 に引き渡すのに要する時間の見積もり値が設定される。依頼準備時間の列には、非リアルタイム解析情報の解析をデバッグスレッド 35 に依頼するための準備処理に要する時間の見積もり値が設定される。

[0144] このような時間見積もりテーブル 132 a に基づいて、トレース準備処理（図 13 のステップ S 12）において、トレース取得手法を第 1 の手法にするのか第 2 の手法にするのかを、適切に判断することができる。

[0145] 図 23 は、トレース準備処理の手順を示すフローチャートである。以下、図 23 に示す処理をステップ番号に沿って説明する。

〔ステップ S 31〕トレース管理部 130 のデバッグ関数生成部 134 は、カーネル空間内に共通域 40 を獲得する。次に、デバッグ関数生成部 134 は、トレースコマンドの引数で指定された出力情報指定ファイルの内容に従って、デバッグ要求構造体を生成する。そしてデバッグ関数生成部 134 は、生成したデバッグ要求構造体を共通域 40 に格納する。またデバッグ関数生成部 134 は、デバッグ結果構造体の大きさを計算し、共通域 40 に格納する。

[0146] 〔ステップ S 32〕処理時間解析部 133 は、非リアルタイム解析情報の解析時間の算出処理を行う。ここで、算出された非リアルタイム解析情報の解析時間を変数「a」に設定する。この処理の詳細は後述する（図 24 参照）。

[0147] 〔ステップ S 33〕処理時間解析部 133 は、トレース管理部 130 への情報引渡時間の算出処理を行う。ここで、算出されたトレース管理部 130 への情報引渡時間を変数「b」に設定する。この処理の詳細は後述する（図 25 参照）。

[0148] 〔ステップ S 34〕処理時間解析部 133 は、デバッグスレッド 35 への

情報引渡時間の算出処理を行う。ここで、算出されたデバッグスレッド35への情報引渡時間を変数「c」に設定する。この処理の詳細は後述する（図26参照）。

[0149] [ステップS35] 処理時間解析部133は、トレース取得手法として第1の手法が適切か、第2の手法が適切かの判定を行う。例えば処理時間解析部133は、非リアルタイム解析情報の解析時間（a）とトレース管理部130への情報引渡時間（b）との加算結果と、デバッグスレッド35への情報引渡時間（c）とを比較する。時間が等しいか、またはデバッグスレッド35への情報引渡時間（c）の方が長ければ、処理時間解析部133は、第1の手法が適切であると判定し、処理をステップS36に進める。非リアルタイム解析情報の解析時間（a）とトレース管理部130への情報引渡時間（b）との加算結果の方が長ければ、処理時間解析部133は、第2の手法が適切であると判定し、処理をステップS38に進める。

[0150] [ステップS36] 処理時間解析部133において第1の手法が適切であると判定された場合、デバッグ関数生成部134は、関数名「func_dbg1」の第1のデバッグ関数33を生成する。デバッグ関数生成部134は、生成した第1のデバッグ関数33をカーネル空間にロードする。そして、デバッグ関数生成部134は、生成した第1のデバッグ関数33が関数名「func_dbg1」の呼び出しに応じて実行されるように、OS120に対して設定する。

[0151] [ステップS37] 処理時間解析部133において第1の手法が適切であると判定された場合、呼び出し命令変更部135は、呼び出し元関数31内の関数呼び出し先を、第1のデバッグ関数33に変更する。例えば呼び出し命令変更部135は、カーネル空間内において、呼び出し元関数31内のデバッグ対象関数32の呼び出し命令を、第1のデバッグ関数33の呼び出し命令に書き換える。その後、トレース準備処理が終了する。

[0152] [ステップS38] 処理時間解析部133において第2の手法が適切であると判定された場合、デバッグ関数生成部134は、関数名「func__d

b g 2」の第2のデバッグ関数34を生成する。デバッグ関数生成部134は、生成した第2のデバッグ関数34をカーネル空間にロードする。そしてデバッグ関数生成部134は、生成した第2のデバッグ関数34が、関数名「f u n c__d b g 2」の呼び出しに応じて実行されるように、O S 1 2 0に対して設定する。

[0153] [ステップS 3 9] 処理時間解析部133において第2の手法が適切であると判定された場合、呼び出し命令変更部135は、呼び出し元関数31内の関数呼び出し先を、第2のデバッグ関数に変更する。例えば呼び出し命令変更部135は、カーネル空間内において、呼び出し元関数31内のデバッグ対象関数32の呼び出し命令を、第2のデバッグ関数34の呼び出し命令に書き換える。その後、トレース準備処理が終了する。

[0154] 次に、非リアルタイム解析情報の解析時間の算出処理の手順について説明する。

図24は、非リアルタイム解析情報の解析時間の算出処理の手順の一例を示すフローチャートである。以下、図24に示す処理をステップ番号に沿って説明する。

[0155] [ステップS 4 1] 処理時間解析部133は、時間見積もりテーブル132 aの解析情報の列において、トレースコマンドによってユーザが指定した解析情報が設定されたエントリ（行）を選択する。例えば処理時間解析部133は、共通域40に格納されたデバッグ要求構造体70の基本情報領域71において情報出力を行うことが示されている（例えばフラグの値が「1」）引数要求フラグに対応する引数の引数番号を判断する。次に処理時間解析部133は、トレース対象の関数（f u n c__a）の引数の記述フォーマットに基づいて、情報出力を行う引数に対応する情報の種別を判断する。そして処理時間解析部133は、情報出力の対象となる種別の情報の行を、時間見積もりテーブル132 aからすべて選択する。また処理時間解析部133は、デバッグ要求構造体70の拡張情報領域72において、設定されている限定条件の照合対象となる情報、および取り出し部分として指定されている

情報の行を、時間見積もりテーブル 1 3 2 a からすべて選択する。

[0156] [ステップ S 4 2] 処理時間解析部 1 3 3 は、選択した各行の情報について、何個の引数から解析情報として指定されているのかを計数し、RAM 1 0 2 などに記録する。

 [ステップ S 4 3] 処理時間解析部 1 3 3 は、ステップ S 4 1 で選択した列の情報のうち、リアルタイム解析が不要な情報をすべて選択する。例えば処理時間解析部 1 3 3 は、時間見積もりテーブル 1 3 2 a におけるステップ S 4 1 で選択した行のリアルタイム解析の要否の列の値を参照して、リアルタイム解析が不要と設定されている情報の行をすべて選択する。

[0157] [ステップ S 4 4] 処理時間解析部 1 3 3 は、ステップ S 4 3 で選択した行の解析時間を合計し、変数「a」に設定する。なお処理時間解析部 1 3 3 は、複数の引数から解析情報として指定されている情報については、合計する前に、その情報の解析時間に対して、指定を行っている引数の個数を乗算する。

[0158] このようにして、非リアルタイム解析情報の解析時間が算出される。

 次に、トレース管理部 1 3 0 への情報引渡時間の算出処理の手順について説明する。

 図 2 5 は、トレース管理部への情報引渡時間の算出処理の手順の一例を示すフローチャートである。以下、図 2 5 に示す処理をステップ番号に沿って説明する。

[0159] [ステップ S 5 1] 処理時間解析部 1 3 3 は、時間見積もりテーブル 1 3 2 a の解析情報の列において、トレースコマンドによってユーザが指定した解析情報が設定されたエントリ（行）を選択する。この処理の詳細は、図 2 4 のステップ S 4 1 と同様である。

[0160] [ステップ S 5 2] 処理時間解析部 1 3 3 は、選択した各行の情報について、何個の引数から解析情報として指定されているのかを計数し、RAM 1 0 2 などに記録する。

 [ステップ S 5 3] 処理時間解析部 1 3 3 は、ステップ S 5 1 で選択した

行の情報引渡時間を合計し、変数「b」に設定する。なお処理時間解析部 133 は、複数の引数から解析情報として指定されている情報については、合計する前に、その情報の情報引渡時間に対して、指定を行っている引数の個数を乗算する。

[0161] このようにして、トレース管理部 130 への情報引渡時間が算出される。

次に、デバッグスレッドへの情報引渡時間の算出処理の手順について説明する。

図 26 は、デバッグスレッドへの情報引渡時間の算出処理の手順の一例を示すフローチャートである。以下、図 26 に示す処理をステップ番号に沿って説明する。

[0162] [ステップ S 6 1] 処理時間解析部 133 は、時間見積もりテーブル 132 a の解析情報の列において、トレースコマンドによってユーザが指定した解析情報が設定されたエントリ（行）を選択する。この処理の詳細は、図 24 のステップ S 4 1 と同様である。

[0163] [ステップ S 6 2] 処理時間解析部 133 は、選択した各行の情報について、何個の引数から解析情報として指定されているのかを計数し、RAM 102 などに記録する。

[ステップ S 6 3] 処理時間解析部 133 は、ステップ S 6 1 で選択した行の依頼準備時間を合計する。なお処理時間解析部 133 は、複数の引数から解析情報として指定されている情報については、合計する前に、その情報の依頼準備時間に対して、指定を行っている引数の個数を乗算する。

[0164] [ステップ S 6 4] 処理時間解析部 133 は、ステップ S 6 3 で計算した合計値に、デバッグスレッドをウェイクアップ（wakeup）させる時間を加算し、変数「c」に設定する。なお、デバッグスレッドをウェイクアップさせる時間は、例えば予め処理時間解析部 133 に設定されている。

[0165] このようにして、デバッグスレッドへの情報引渡時間が算出される。

このようにして算出された非リアルタイム解析情報の解析時間、トレース管理部への情報引渡時間、およびデバッグスレッドへの情報引渡時間に基づ

いて、適用するトレース手法が判定される。以下、具体的な計算例について説明する。

[0166] 図27は、時間見積もりテーブルに設定された情報の一例を示す図である。図27の時間見積もりテーブル132aの例では、解析時間、情報引渡時間、依頼準備時間の各時間が、マイクロ秒 (μs) 単位で示されている。また解析情報ごとの解析時間、情報引渡時間、依頼準備時間には、例えば所定の環境で実測した値が設定されている。

[0167] なお、図27には示していないが、デバッグスレッドをウェイクアップさせるのに要する時間は、「 $10\mu\text{s}$ 」であるものとする。

図27に示したような時間見積もりテーブル132aに基づく、トレース手法の2つの判定例を以下に示す。

[0168] <第1のトレース手法判定例>

第1の例では、トレースコマンドで、スタック、タイムスタンプ、引数「0」に設定されたアドレス、引数「1」に設定されたアドレスを出力するように指定されたものとする。この場合の非リアルタイム解析情報の解析時間、トレース管理部への情報引渡時間、およびデバッグスレッドへの情報引渡時間は、以下のようにして算出される。

[0169] 非リアルタイム解析情報の解析時間（変数「a」）＝ $0\mu\text{s}$ である。

これは、トレースコマンドで指定された解析情報が、全てリアルタイム解析が必要な情報だからである。

[0170] トレース管理部への情報引渡時間（変数「b」）＝ $10\mu\text{s}$ （スタックを渡すのにかかる時間）＋ $1\mu\text{s}$ （タイムスタンプを渡すのにかかる時間）＋ $1\mu\text{s} \times 2$ （引数を渡すのにかかる時間×2個）＝ $13\mu\text{s}$ である。

[0171] デバッグスレッドへの情報引渡時間（変数「c」）＝ $10\mu\text{s}$ （スタックを渡すのにかかる時間）＋ $1\mu\text{s}$ （タイムスタンプを渡すのにかかる時間）＋ $1\mu\text{s} \times 2$ （引数を渡すのにかかる時間×2個）＋ $10\mu\text{s}$ （デバッグスレッドのwakeup時間）＝ $23\mu\text{s}$ である。

[0172] この場合、 $a + b = 0 + 13 = 13\mu\text{s}$ 、 $c = 23\mu\text{s}$ なので、図23の

ステップS 3 5の「 $a + b \leq c$ 」の判定は、YESとなる。その結果、第1の手法と判定される。

＜第2のトレース手法判定例＞

第2の例では、引数「1」の引数に、メッセージブロック構造体の先頭アドレスが設定されている場合を想定する。このときトレースコマンドで、スタック、タイムスタンプ、引数「0」に設定されたアドレス、引数「1」に設定されたアドレス、引数「1」が示すパケットのEthertypeが0x800のものだけについて、そのパケットの全体を出力するように指定されたものとする。この場合の非リアルタイム解析情報の解析時間、トレース管理部への情報引渡時間、およびデバッグスレッドへの情報引渡時間は、以下のようにして算出される。

[0173] 非リアルタイム解析情報の解析時間（変数「a」）＝ $2 \mu s$ （Ethertype=0x800であることの解析にかかる時間）

トレース管理部への情報引渡時間（変数「b」）＝ $10 \mu s$ （スタックを渡すのにかかる時間）＋ $1 \mu s$ （タイムスタンプを渡すのにかかる時間）＋ $1 \mu s \times 2$ （引数を渡すのにかかる時間×2個）＋ $100 \mu s$ （パケット全体を渡すのにかかる時間）＝ $113 \mu s$

デバッグスレッドへの情報引渡時間（変数「c」）＝ $10 \mu s$ （スタックを渡すのにかかる時間）＋ $1 \mu s$ （タイムスタンプを渡すのにかかる時間）＋ $1 \mu s \times 2$ （引数を渡すのにかかる時間×2個）＋ $2 \mu s$ （パケット全体を渡すのにかかる時間）＋ $10 \mu s$ （デバッグスレッドのwakeup時間）＝ $25 \mu s$

この場合、 $a + b = 2 + 113 = 115 \mu s$ 、 $c = 25 \mu s$ なので、図23のステップS 3 5の「 $a + b \leq c$ 」の判定は、NOとなる。その結果、第2の手法と判定される。

[0174] 以上のようにして、第1の手法と第2の手法とのうち、デバッグ処理を行うプロセスから呼び出し元のプロセスへの応答時間が短くなる方の手法によって、トレース処理を含むデバッグ処理が実行される。以下、デバッグ処理

の手順について詳細に説明する。

[0175] まず第 1 の手法でトレース処理を実行する第 1 のデバッグ処理について説明する。

図 28 は、第 1 のデバッグ処理の手順の一例を示すフローチャートである。以下、図 28 に示す処理をステップ番号に沿って説明する。以下の処理は、第 1 のデバッグ関数 33 に記述された命令に基づいて、コンピュータ 100 が実行する。

[0176] [ステップ S71] OS120 は、呼び出し元関数 31 から第 1 のデバッグ関数 33 呼び出しがあるか否かを判断する。第 1 のデバッグ関数の呼び出しがある場合、OS120 は第 1 のデバッグ関数 33 を起動し、処理をステップ S72 に進める。第 1 のデバッグ関数の呼び出しがなければ、OS120 は、ステップ S71 の処理を繰り返す。

[0177] [ステップ S72] OS120 は、save 命令を実行し、レジスタ内の情報をメモリに退避する。

[ステップ S73] コンピュータ 10033 は、デバッグ結果構造体を生成する。OS120 は、生成したデバッグ結果構造体を RAM102 などのメモリに格納する。

[0178] [ステップ S74] OS120 は、リアルタイム解析情報を解析する。例えば OS120 は、共通域 40 に格納されたデバッグ要求構造体 70 に基づいて、出力対象の情報を判断する。次に OS120 は、出力対象の情報のうち、リアルタイムの解析が必要な情報について解析する。なおデバッグ結果構造体に設定する情報のうち、どの情報がリアルタイムに解析する情報なのかは、例えば第 1 のデバッグ関数 33 内に定義しておくことができる。

[0179] [ステップ S75] OS120 は、リアルタイム解析情報の解析結果を、デバッグ結果構造体に格納する。

[ステップ S76] OS120 は、デバッグ対象関数 32 の関数呼び出しに関連する情報が限定条件に合致するか否かを判断する。なお OS120 は、共通域 40 に格納されたデバッグ要求構造体 70 に基づいて、限定条件を

認識する。第１のデバッグ関数３３は、限定条件に合致する場合、処理をステップＳ７７に進める。またＯＳ１２０は、限定条件に合致しない場合、処理をステップＳ８０に進める。

[0180] [ステップＳ７７] ＯＳ１２０は、出力対象の情報のうちの非リアルタイム解析情報を解析する。

 [ステップＳ７８] ＯＳ１２０は、非リアルタイム解析情報の解析結果を、デバッグ結果構造体に格納する。

[0181] [ステップＳ７９] ＯＳ１２０は、デバッグ結果構造体の情報を、トレース管理部１３０に引き渡す。例えばＯＳ１２０は、デバッグ結果構造体の先頭のアドレスが設定された情報連鎖構造体を生成し、共通域４０の生成した情報連鎖構造体の先頭のアドレスを設定する。するとトレース管理部１３０のトレース情報出力部１３６は、共通域４０を参照して情報連鎖構造体の先頭アドレスを認識し、その情報連鎖構造体を参照してデバッグ結果構造体の先頭アドレスを認識する。そして、トレース情報出力部１３６は、デバッグ結果構造体の内容を取得する。

[0182] [ステップＳ８０] ＯＳ１２０は、レジスタの内容をＲＡＭ１０２からレジスタに戻すrestore命令を実行する。

 [ステップＳ８１] ＯＳ１２０は、トレース対象の関数（`func_a`）の呼び出しを行う。

[0183] [ステップＳ８２] ＯＳ１２０は、デバッグ対象関数３２から戻り値を取得したか否かを判断する。ＯＳ１２０は、戻り値を取得した場合、処理をステップＳ８３に進める。またＯＳ１２０は、戻り値を取得していなければ、ステップＳ８２の処理を繰り返し、デバッグ対象関数３２の処理の実行による戻り値を待つ。

[0184] [ステップＳ８３] ＯＳ１２０は、復帰命令を実行し、呼び出し元関数３１に処理を復帰させる。この際、ＯＳ１２０は、デバッグ対象関数３２から取得した戻り値を、呼び出し元関数３１への戻り値とする。その後、第１のデバッグ関数３３は、処理をステップＳ７１に進める。

[0185] このようにして、第１の手法によるトレース処理を伴うデバッグ処理が実行される。

次に、第２の手法でトレース処理を実行する第２のデバッグ処理について説明する。

図２９は、第２のデバッグ処理の手順の一例を示すフローチャートである。以下、図２９に示す処理をステップ番号に沿って説明する。図２９に示す処理は、第２のデバッグ関数３４に記述された命令に基づいて、コンピュータ１００が実行する。なお、ステップＳ９１～Ｓ９５、ステップＳ９８～Ｓ１０１の処理は、それぞれ図２８に示したステップＳ７１～Ｓ７５、Ｓ８０～Ｓ８３の処理と同じである。

[0186] [ステップＳ９６] ＯＳ１２０は、デバッグスレッドへの情報引渡準備処理を行う。この処理の詳細は後述する（図３０参照）。

[ステップＳ９７] ＯＳ１２０は、デバッグスレッド３５のウェイクアップ信号を送信する。ウェイクアップ信号に応じて、デバッグスレッド３５がスリープ状態から起動状態に移行する。

[0187] 図３０は、デバッグスレッドへの情報引渡準備処理の手順の一例を示すフローチャートである。以下、図３０に示す処理をステップ番号に沿って説明する。

[ステップＳ１１１] ＯＳ１２０は、非リアルタイム解析情報が参照カウンタを有する領域に格納されているか否かを判断する。例えば変数に設定されたアドレスで示された領域内の情報が出力情報の対象として指定されており、その情報が図６に示したようなメッセージブロック構造体の場合、参照カウンタを有する領域に格納されていると判断される。ＯＳ１２０は、参照カウンタを有する領域に格納されている場合、処理をステップＳ１１２に進める。またＯＳ１２０は、参照カウンタを有する領域に格納されていない場合、処理をステップＳ１１３に進める。

[0188] [ステップＳ１１２] ＯＳ１２０は、出力対象として指定されている情報が格納されている領域の参照カウンタに１を加算する。その後、ＯＳ１２０

は、処理をステップS 1 1 4に進める。

[0189] [ステップS 1 1 3] OS 1 2 0は、出力対象の非リアルタイム解析情報を含む情報を、RAM 1 0 2内の新たな記憶領域にコピーする。

[ステップS 1 1 4] OS 1 2 0は、情報連鎖構造体を生成する。

[0190] [ステップS 1 1 5] OS 1 2 0は、情報連鎖構造体に、デバッグ結果構造体のアドレス、非リアルタイム解析情報を含む領域の種別、非リアルタイム解析情報を含む領域の先頭のアドレスを設定する。非リアルタイム解析情報を含む領域の種別は、例えば、メッセージブロック構造体であれば「1」、プレーンデータであれば「2」が設定される。

[0191] [ステップS 1 1 6] OS 1 2 0は、共通域40に設定されている情報連鎖構造体アドレスから始まる情報連鎖構造体の連鎖の先端に、ステップS 1 1 4で生成した情報連鎖構造体を連鎖させる。例えばOS 1 2 0は、最後に連鎖された情報連鎖構造体の「次の情報連鎖構造体のアドレス」のフィールドに、ステップS 1 1 4で生成した情報連鎖構造体の記憶領域の先頭のアドレスを設定する。またOS 1 2 0は、ステップS 1 1 4で生成した情報連鎖構造体の「次の情報連鎖構造体のアドレス」のフィールドには「0」を設定する。

[0192] このようにしてデバッグスレッド35へ情報を引き渡す準備が完了する。この状況でデバッグスレッド35がwakeupされると、デバッグスレッド35は共通域40から情報連鎖構造体のアドレスを順にたどることで、デバッグスレッド35はすべての情報連鎖構造体の情報を取得可能となる。またデバッグスレッド35は、各情報連鎖構造体に設定されているデバッグ結果構造体のアドレスを参照することで、リアルタイム解析情報を取得できる。またデバッグスレッド35は、共通域40に設定されたデバッグ要求構造体70を参照することで、非リアルタイムで解析する情報を認識できる。

[0193] 次に、情報の引き渡しを受けたデバッグスレッド35の処理について説明する。なお、デバッグスレッド35はOS 1 2 0の機能の一部であるが、第2のデバッグ処理など処理と並行して処理を実行することができる。

[0194] 図 3 1 は、デバッグスレッドの処理の手順の一例を示す図である。以下、図 3 1 の処理をステップ番号に沿って説明する。

[ステップ S 1 2 1] デバッグスレッド 3 5 は、生成された直後、および共通域 4 0 の情報連鎖構造体のアドレスが「0」となったとき、スリープ状態に移行する。

[0195] [ステップ S 1 2 2] デバッグスレッド 3 5 は、第 2 のデバッグ関数 3 4 の処理によってウェイクアップ信号が入力されたか否かを判断する。デバッグスレッド 3 5 は、ウェイクアップ信号が入力された場合、処理をステップ S 1 2 3 に進める。またデバッグスレッド 3 5 は、ウェイクアップ信号が入力されていなければ、ステップ S 1 2 2 の処理を繰り返し、ウェイクアップ信号の入力を待つ。

[0196] [ステップ S 1 2 3] デバッグスレッド 3 5 は、ウェイクアップ信号の入力に応じて、ウェイクアップする（動作状態に移行する）。

[ステップ S 1 2 4] デバッグスレッド 3 5 は、共通域 4 0 の情報連鎖構造体のアドレスが「0」か否かを判断する。デバッグスレッド 3 5 は、アドレスが「0」の場合、デバッグスレッド 3 5 は、解析する情報連鎖構造体が無いと判断し、処理をステップ S 1 2 1 に進める。またアドレスが「0」以外の場合、デバッグスレッド 3 5 は処理をステップ S 1 2 5 に進める。

[0197] [ステップ S 1 2 5] デバッグスレッド 3 5 は、共通域 4 0 の情報連鎖構造体のアドレスのフィールド 4 1 に設定されたアドレスで示される領域に格納された情報連鎖構造体を、解析対象と判断する。次にデバッグスレッド 3 5 は、解析対象の情報連鎖構造体に設定された非リアルタイム解析情報のアドレスを参照する。そしてデバッグスレッド 3 5 は、参照したアドレスが示す領域に格納されている非リアルタイム解析情報が、デバッグ要求構造体に示される限定条件に合致するか否かを判断する。デバッグスレッド 3 5 は、限定条件に合致する場合、処理をステップ S 1 2 6 に進める。またデバッグスレッド 3 5 は、限定条件に合致しない場合、処理をステップ S 1 2 4 に進める。

- [0198] [ステップS 1 2 6] デバッグスレッド3 5は、非リアルタイム解析情報を解析する。例えばデバッグスレッド3 5は、解析対象の情報連鎖構造体に設定された非リアルタイム解析情報のアドレスを参照する。そしてデバッグスレッド3 5は、参照したアドレスが示す領域に格納されている非リアルタイム解析情報から、デバッグ要求構造体において指定されている取り出し部分を抽出し、解析結果とする。
- [0199] [ステップS 1 2 7] デバッグスレッド3 5は、解析対象の情報連鎖構造体に設定されたデバッグ結果構造体のアドレスで示されるデバッグ結果構造体に、解析結果を格納する。
- [0200] [ステップS 1 2 8] デバッグスレッド3 5は、解析結果をトレース管理部1 3 0に通知する。例えばデバッグスレッド3 5は、解析対象の情報連鎖構造体に設定されたデバッグ結果構造体のアドレスで示される領域のデバッグ結果構造体のコピーを、トレース管理部1 3 0に通知する。
- [0201] [ステップS 1 2 9] デバッグスレッド3 5は、解析処理が終了した情報連鎖構造体を連鎖から外す。例えばデバッグスレッド3 5は、解析対象の情報連鎖構造体の「次の情報連鎖構造体のアドレス」のフィールドに設定されていたアドレスを、共通域4 0の情報連鎖構造体のアドレスのフィールド4 1に設定する。
- [0202] [ステップS 1 3 0] デバッグスレッド3 5は、メモリ解放処理を行う。例えばデバッグスレッド3 5は、情報連鎖構造体、デバッグ結果構造体、非リアルタイム解析情報のメモリ解放処理を行う。なおデバッグスレッド3 5は、解放した領域が参照カウンタを持つ領域であった場合、参照カウンタから1を引き、参照カウンタが0になった場合のみ、メモリ解放処理を行う。その後、デバッグスレッド3 5は、処理をステップS 1 2 4に進める。
- [0203] 以上のようにして、詳細な解析処理や大量のコピー処理を行っても、呼び出し元の処理を遅延させずにすむ。すなわち、詳細な解析が発生するのは、非リアルタイム解析情報の解析を行うときであると考えられる。また、大量のコピーが発生するのは、トレース管理部1 3 0へ結果を通知するときであ

ると考えられる。このことから、詳細な解析処理が発生した場合や大量のコピーが発生する場合は、非リアルタイム解析情報の解析処理は別スレッドで行うことで、呼び出し元の処理への応答の遅延を抑止できる。その結果、トレース処理の実施による呼び出し元の処理の遅延が抑止される。

[0204] なお、呼び出し元関数は1つに限定されず、複数のプログラムにすることもできる。例えば、トレース対象となるデバッグ対象関数32の呼び出し命令を含むすべてのプログラムを、呼び出し元関数とすることもできる。

[0205] また、第2の実施の形態では、呼び出し元関数31におけるデバッグ対象関数32の呼び出し命令をデバッグプログラムの呼び出し命令に書き換えることで、デバッグ対象関数32の呼び出し時のトレース処理の実施を可能としている。これにより、デバッグ対象関数のsave命令が存在していなくても、トレース処理の実施が可能となる。すなわち、デバッグ対象関数の先頭にsave命令があれば、save命令をデバッグ関数の呼び出し命令に書き換えることでトレース処理を実施することも可能である。しかし、このような手法を用いた場合、save命令を有していないデバッグ対象関数32の呼び出しに関するトレース処理が実施できない。第2の実施の形態に示すように関数呼び出し命令をデバッグプログラムの呼び出し命令に変更することで、save命令を有していないデバッグ対象関数32の呼び出しに関してもトレース処理が可能となり、トレース処理の汎用性が向上する。

[0206] また第2の実施の形態では、カーネル空間からユーザ空間に通知する情報を、限定条件や出力情報によって制限することができ、処理の効率化が可能である。すなわち、ユーザ空間内のアプリケーションプログラムによって、トレースした情報の一部をユーザ向けに出力することが可能である。しかし、この場合、カーネル空間で動作する機能からユーザ空間で動作する機能へ、トレースした情報のすべてを転送した後、ユーザアプリケーションで情報の可否を判断し、不要な場合破棄することとなる。すると、本来不要な情報の解析や解析結果の転送が発生し、処理効率が悪くなる。一方、第2の実施の形態では、限定条件に合致しない情報については、解析結果のトレース管

理部 130 への転送が抑止されている。これによりデバッグ処理の効率化が図られると共に、カーネル空間からユーザ空間へ転送されるデータ量が削減される。

[0207] また第 2 の実施の形態では、指定された出力情報のみをカーネル空間内で動作するデバッグ処理部またはデバッグスレッドで抽出し、トレース管理部 130 に通知するようにしている。これにより、解析する情報の低減が可能となり、デバッグ処理の効率化が図られると共に、カーネル空間からユーザ空間へ転送されるデータ量が削減される。

[0208] さらに、第 2 の実施の形態では、限定条件の指定を、カーネル空間内のデータの表現に依存せずに行うことができる。すなわち、第 2 の実施の形態では、トレース管理部 130 とカーネル空間内の機能との間でデータ受け渡しのインタフェース（データ構造）が、デバッグ要求構造体 70 として規定されている。トレース管理部 130 は、指定された情報を、規定されたインタフェース（データ構造）に従った形式にして、カーネル空間内に共通域 40 を獲得し、その領域にデバッグ要求構造体をコピーする。これにより、カーネル空間内でのデータ表現に関しては、カーネル空間内で判断すればよいことになり、トレース管理部 130 から容易に出力情報や限定条件を指定することができる。

[0209] 〔その他の実施の形態〕

なお、上記の各実施の形態に示した処理機能は、コンピュータによって実現することができる。その場合、コンピュータが有する機能の処理内容を記述したプログラムが提供される。そのプログラムをコンピュータで実行することにより、上記処理機能がコンピュータ上で実現される。処理内容を記述したプログラムは、コンピュータで読み取り可能な記録媒体に記録しておくことができる。コンピュータで読み取り可能な記録媒体としては、磁気記憶装置、光ディスク、光磁気記録媒体、半導体メモリなどがある。磁気記憶装置には、ハードディスク装置（HDD）、フレキシブルディスク（FD）、磁気テープなどがある。光ディスクには、DVD、DVD-RAM、CD-

ROM/RWなどがある。光磁気記録媒体には、MO (Magneto-Optical disc) などがある。

[0210] プログラムを流通させる場合には、例えば、そのプログラムが記録されたDVD、CD-ROMなどの可搬型記録媒体が販売される。また、プログラムをサーバコンピュータの記憶装置に格納しておき、ネットワークを介して、サーバコンピュータから他のコンピュータにそのプログラムを転送することもできる。

[0211] プログラムを実行するコンピュータは、例えば、可搬型記録媒体に記録されたプログラムもしくはサーバコンピュータから転送されたプログラムを、自己の記憶装置に格納する。そして、コンピュータは、自己の記憶装置からプログラムを読み取り、プログラムに従った処理を実行する。なお、コンピュータは、可搬型記録媒体から直接プログラムを読み取り、そのプログラムに従った処理を実行することもできる。また、コンピュータは、サーバコンピュータからプログラムが転送されるごとに、逐次、受け取ったプログラムに従った処理を実行することもできる。

[0212] また、上記の処理機能の少なくとも一部を、DSP (Digital Signal Processor)、ASIC (Application Specific Integrated Circuit)、PLD (Programmable Logic Device) などの電子回路で実現することもできる。

[0213] 上記については単に本発明の原理を示すものである。さらに、多数の変形、変更が当業者にとって可能であり、本発明は上記に示し、説明した正確な構成および応用例に限定されるものではなく、対応するすべての変形例および均等物は、添付の請求項およびその均等物による本発明の範囲とみなされる。

符号の説明

- [0214]
- 1 記憶手段
 - 1 a 第1のプログラム
 - 1 b 第2のプログラム
 - 2 判定手段

- 3 解析管理手段
- 4 第 1 の処理手段
- 5 第 2 の処理手段

請求の範囲

[請求項1]

第1のプログラムの呼び出しに関する情報の解析要求に基づき、該解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する第1の手法と、該解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、非リアルタイムに解析する情報以外情報の解析をリアルタイムに実行する第2の手法とのうち、前記第1のプログラムの呼び出しが行われたときの呼び出し元への応答時間が短い方の手法を判定する判定手段と、

前記第1の手法の方が応答時間が短い場合、前記第1のプログラムの呼び出し命令が記述された第2のプログラムの実行過程における該呼び出し命令の実行時に、解析要求で指定された情報のすべての情報の解析、前記第1のプログラムの処理の実行、および呼び出しに対する応答を、第1の処理手段にリアルタイムに実行させ、前記第2の手法の方が応答時間が短い場合、前記第2のプログラムの実行過程における前記呼び出し命令の実行時に、解析要求で指定された情報のうちの非リアルタイムに解析する情報以外情報の解析、非リアルタイムに解析する情報の第2の処理手段への解析依頼、前記第1のプログラムの処理の実行、および呼び出しに対する応答を、前記第1の処理手段にリアルタイムに実行させ、非リアルタイムに解析する情報の解析を、前記第2の処理手段に非リアルタイムに実行させる解析管理手段と、

を有することを特徴とする情報処理装置。

[請求項2]

前記判定手段は、解析要求で指定された情報の一部を非リアルタイムで解析させることにより前記第1の処理手段で行わずにすむ処理の処理時間と、解析要求で指定された情報の一部を非リアルタイムで解析させることにより前記第1の処理手段で新たに行うこととなる処理の処理時間とを比較し、新たに行うこととなる処理の処理時間の方が長ければ、前記第1の手法の方が応答時間が短いと判断し、行わずに

すむ処理の処理時間の方が長ければ、前記第 2 の手法の方が応答時間が短いと判断することを特徴とする請求の範囲第 1 項記載の情報処理装置。

[請求項3] 前記第 1 の処理手段で行わずにすむ処理の処理時間は、非リアルタイムに解析する情報の解析に要する時間と、解析結果を出力する時間とを加算した時間であることを特徴とする請求の範囲第 2 項記載の情報処理装置。

[請求項4] 前記第 1 の処理手段で新たに行うこととなる処理の処理時間は、前記第 1 の処理手段から前記第 2 の処理手段への非リアルタイムに解析する情報の解析の依頼に要する時間であることを特徴とする請求の範囲第 2 項または第 3 項のいずれかに記載の情報処理装置。

[請求項5] 前記解析管理手段はユーザ空間内で動作し、解析要求による解析対象の指定内容を、カーネル空間内に確保した共通域を介して、前記第 1 の処理手段に解析要求の内容を通知することを特徴とする請求の範囲第 1 項乃至第 4 項のいずれかに記載の情報処理装置。

[請求項6] 解析要求による解析対象の指定内容には、前記第 2 のプログラムの実行過程における前記呼び出し命令の実行時に、前記第 1 のプログラムの呼び出しに関する情報の解析を実行するための条件が指定されており、

前記第 1 の処理手段は、解析要求で指定された条件が満たされる場合に情報の解析を行うことを特徴とする請求の範囲第 1 項乃至第 5 項のいずれかに記載の情報処理装置。

[請求項7] 解析要求には、前記第 1 のプログラムの呼び出しに関する情報の少なくとも一部が出力対象に指示されており、

前記第 1 の処理手段と前記第 2 の処理手段とは、前記第 1 のプログラムの呼び出しに関する情報から解析要求で出力対象に指定された情報を取得し、該取得した情報を出力することを特徴とする請求の範囲第 1 項乃至第 6 項のいずれかに記載の情報処理装置。

[請求項8] 非リアルタイムに実行する情報は、データ構造上、記憶領域の解放を抑止させる設定項目を有する情報であり、

前記第1の処理手段は、非リアルタイムに解析する情報の記憶領域の解放を抑止した後、前記第2の処理手段に非リアルタイムに解析する情報の解析依頼を行うことを特徴とする請求の範囲第1項乃至第7項のいずれかに記載の情報処理装置。

[請求項9] 前記解析管理手段は、前記第1の手法と前記第2の手法のうちの応答時間が短い方の手法の処理が記述された第3のプログラムを生成し、前記第2のプログラム内の前記第1のプログラムの呼び出し命令を、前記第3のプログラムの呼び出し命令に変更することを特徴とする請求の範囲第1項乃至第8項のいずれかに記載の情報処理装置。

[請求項10] コンピュータに、

第1のプログラムの呼び出しに関する情報の解析要求に基づき、該解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する第1の手法と、該解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、非リアルタイムに解析する情報以外情報の解析をリアルタイムに実行する第2の手法とのうち、前記第1のプログラムの呼び出しが行われたときの呼び出し元への応答時間が短い方の手法を判定し、

前記第1の手法の方が応答時間が短い場合、前記第1のプログラムの呼び出し命令が記述された第2のプログラムの実行過程における該呼び出し命令の実行時に、解析要求で指定された情報のすべての情報の解析、前記第1のプログラムの処理の実行、および呼び出しに対する応答を、第1の処理手段にリアルタイムに実行させ、前記第2の手法の方が応答時間が短い場合、前記第2のプログラムの実行過程における前記呼び出し命令の実行時に、解析要求で指定された情報のうちの非リアルタイムに解析する情報以外情報の解析、非リアルタイムに解析する情報の第2の処理手段への解析依頼、前記第1のプログラム

の処理の実行、および呼び出しに対する応答を、前記第 1 の処理手段にリアルタイムに実行させ、非リアルタイムに解析する情報の解析を、前記第 2 の処理手段に非リアルタイムに実行させる、
処理を実行させることを特徴とするプログラム。

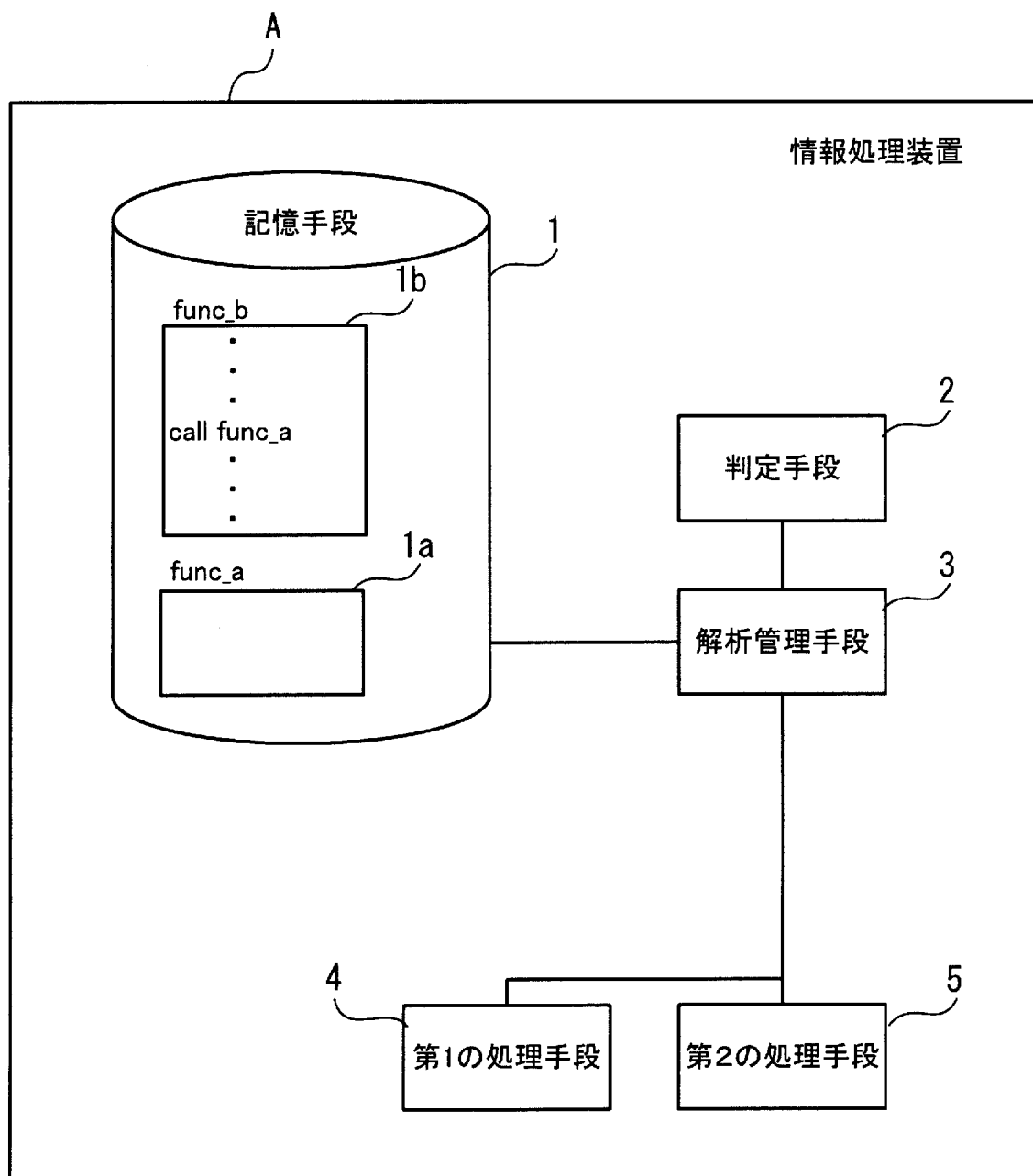
[請求項11]

コンピュータが、

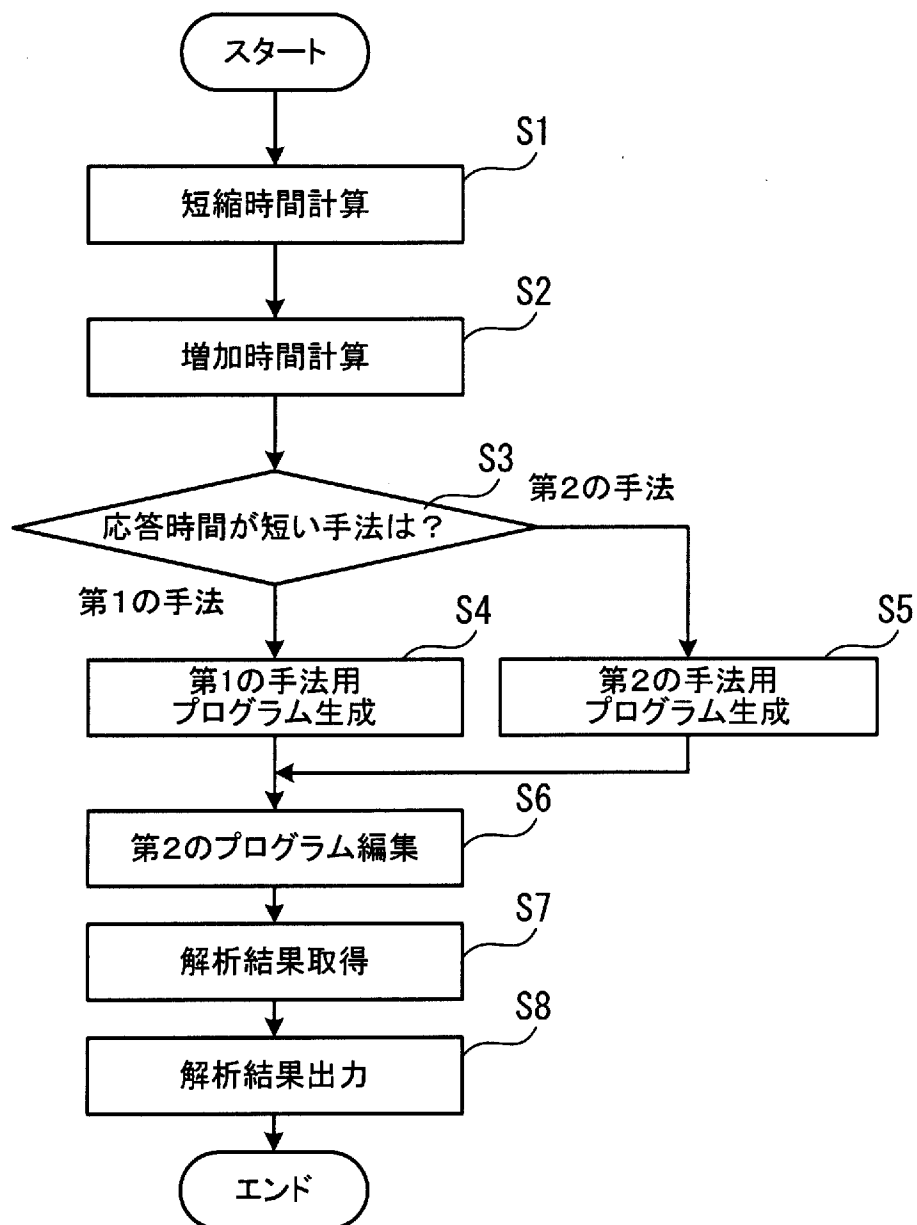
第 1 のプログラムの呼び出しに関する情報の解析要求に基づき、該解析要求で解析対象に指定された情報のすべての解析をリアルタイムに実行する第 1 の手法と、該解析要求で指定された情報のうちの一部の情報の解析を非リアルタイムに実行し、非リアルタイムに解析する情報以外情報の解析をリアルタイムに実行する第 2 の手法とのうち、前記第 1 のプログラムの呼び出しが行われたときの呼び出し元への応答時間が短い方の手法を判定し、

前記第 1 の手法の方が応答時間が短い場合、前記第 1 のプログラムの呼び出し命令が記述された第 2 のプログラムの実行過程における該呼び出し命令の実行時に、解析要求で指定された情報のすべての情報の解析、前記第 1 のプログラムの処理の実行、および呼び出しに対する応答を、第 1 の処理手段にリアルタイムに実行させ、前記第 2 の手法の方が応答時間が短い場合、前記第 2 のプログラムの実行過程における前記呼び出し命令の実行時に、解析要求で指定された情報のうちの非リアルタイムに解析する情報以外情報の解析、非リアルタイムに解析する情報の第 2 の処理手段への解析依頼、前記第 1 のプログラムの処理の実行、および呼び出しに対する応答を、前記第 1 の処理手段にリアルタイムに実行させ、非リアルタイムに解析する情報の解析を、前記第 2 の処理手段に非リアルタイムに実行させる、
ことを特徴とする解析方法。

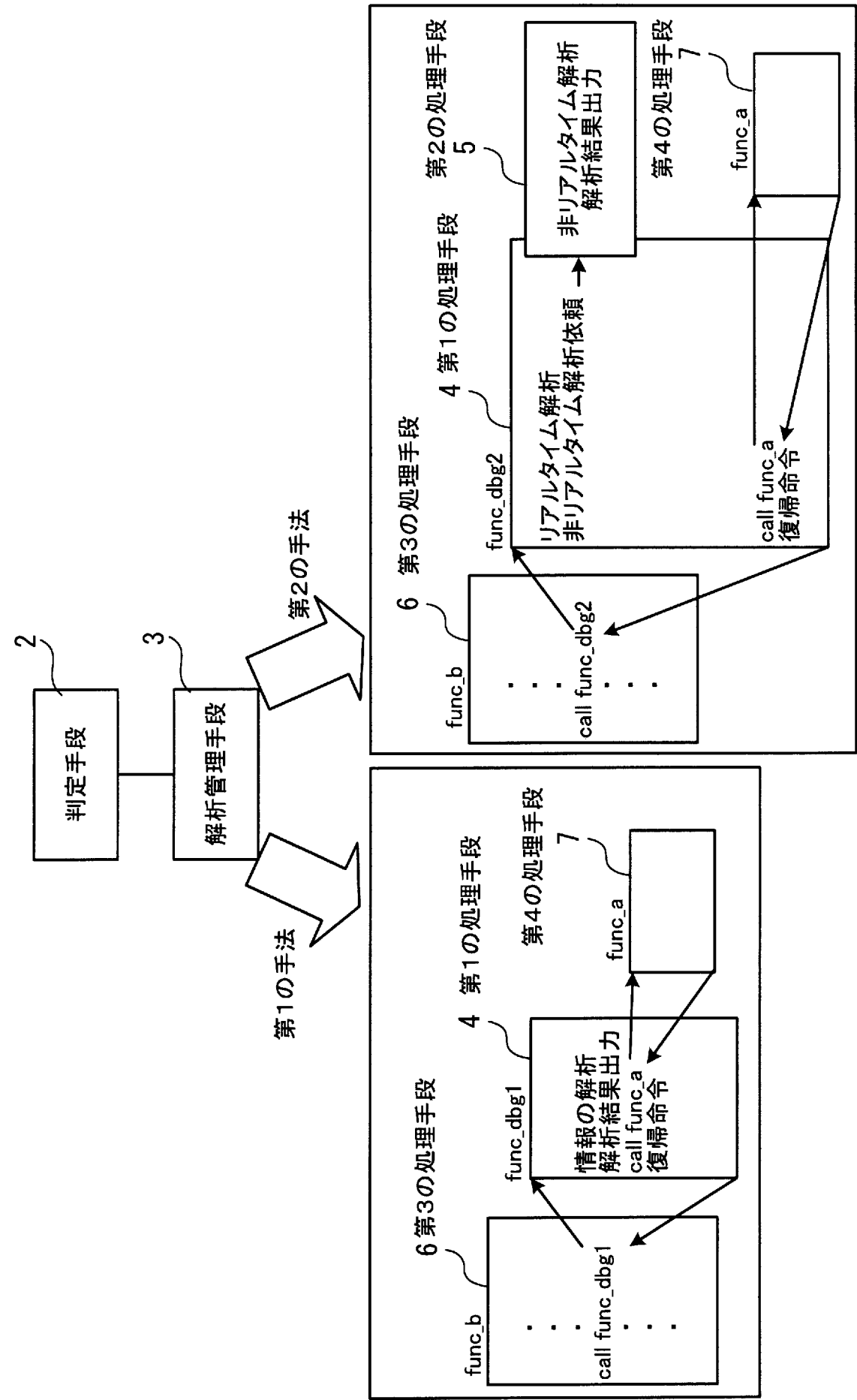
[図1]



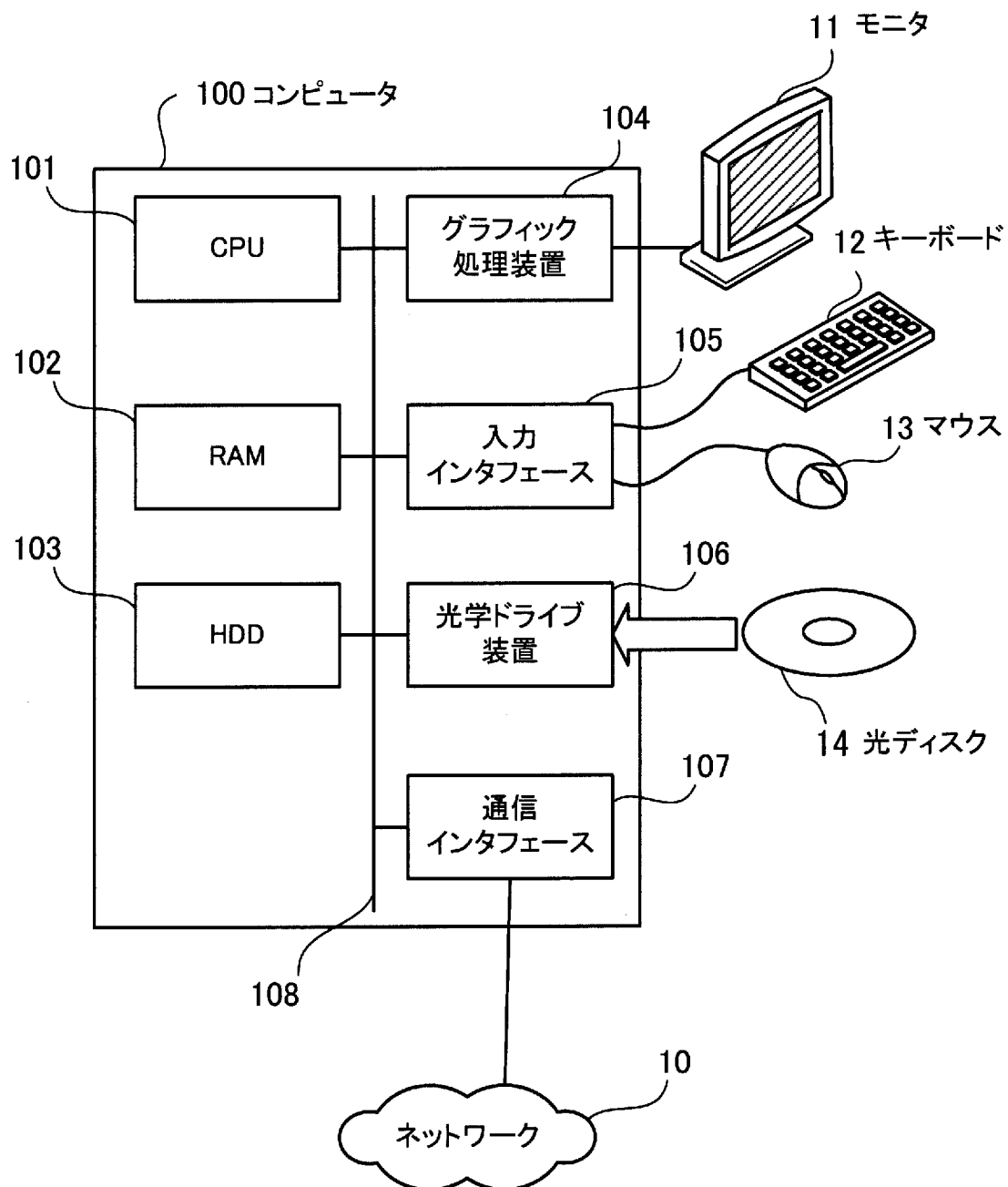
[図2]



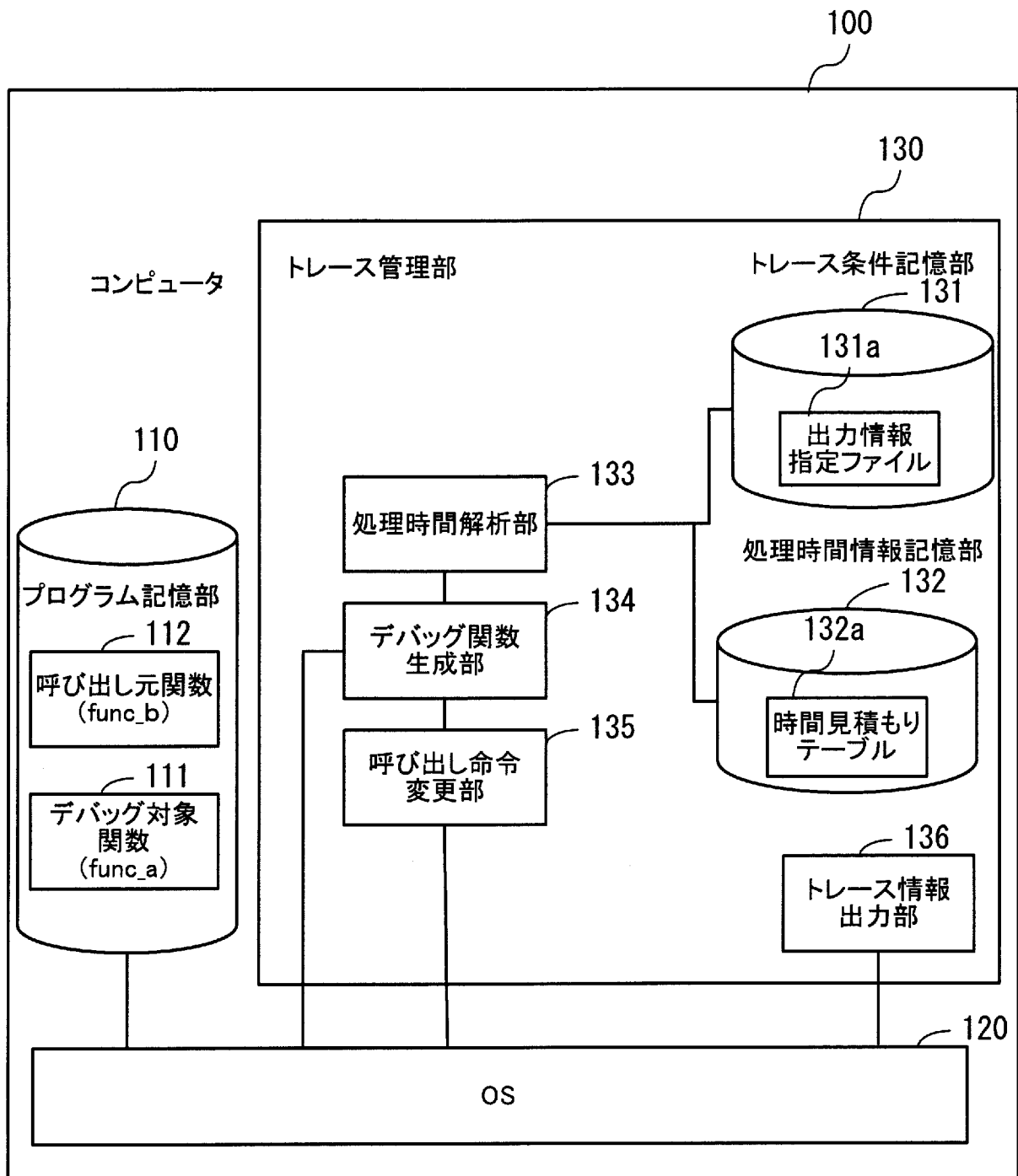
[図3]



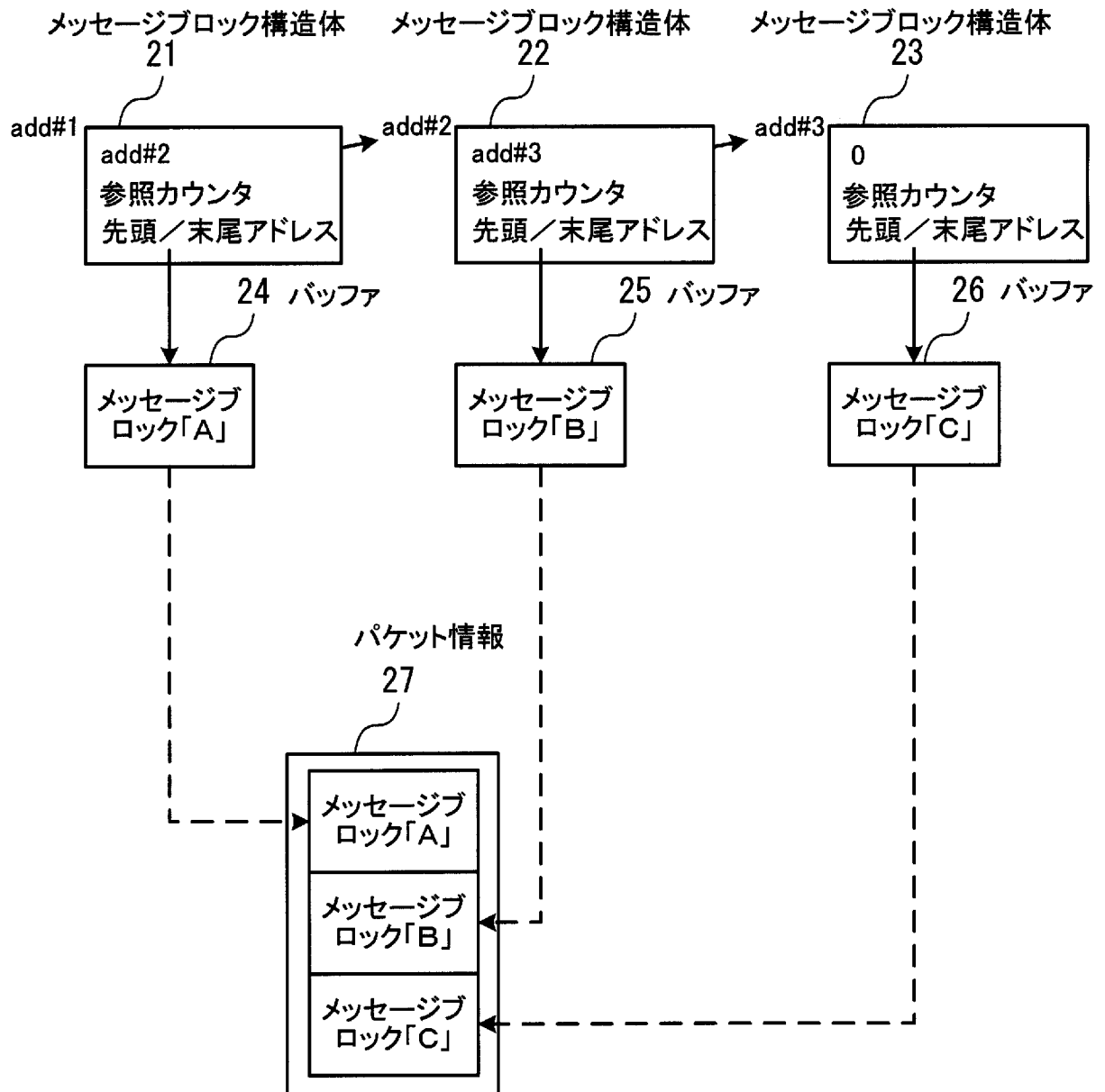
[図4]



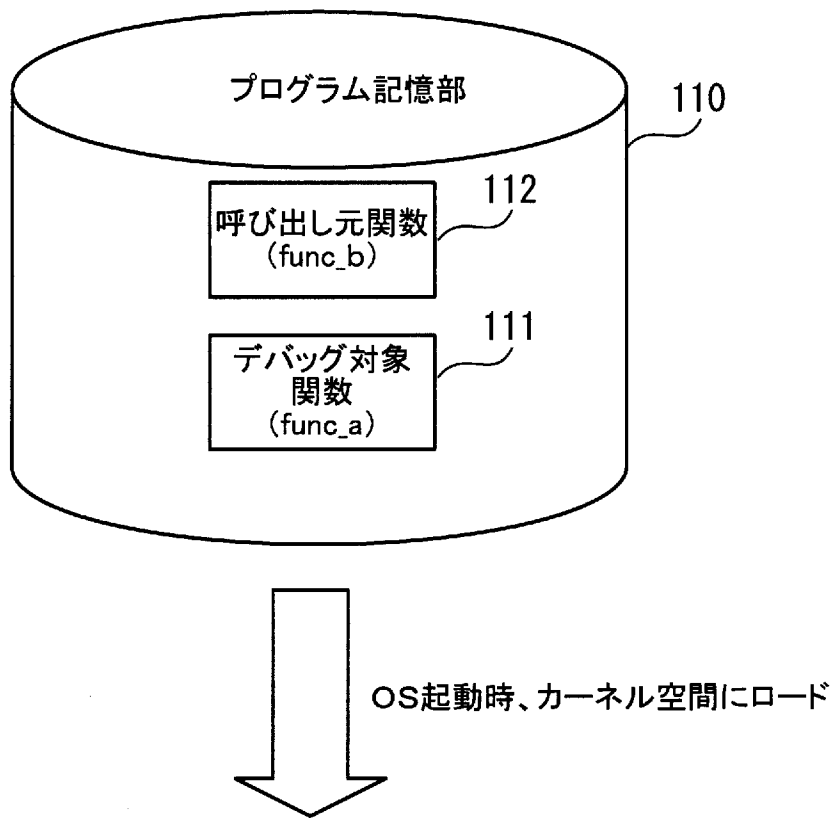
[図5]



[図6]

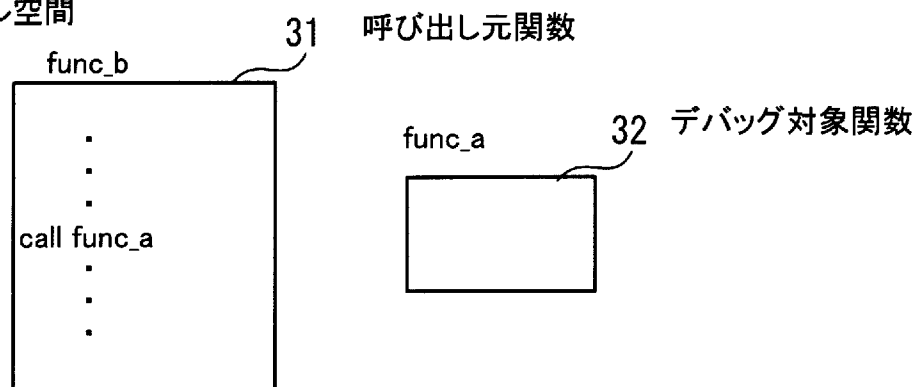


[図7]



ユーザ空間

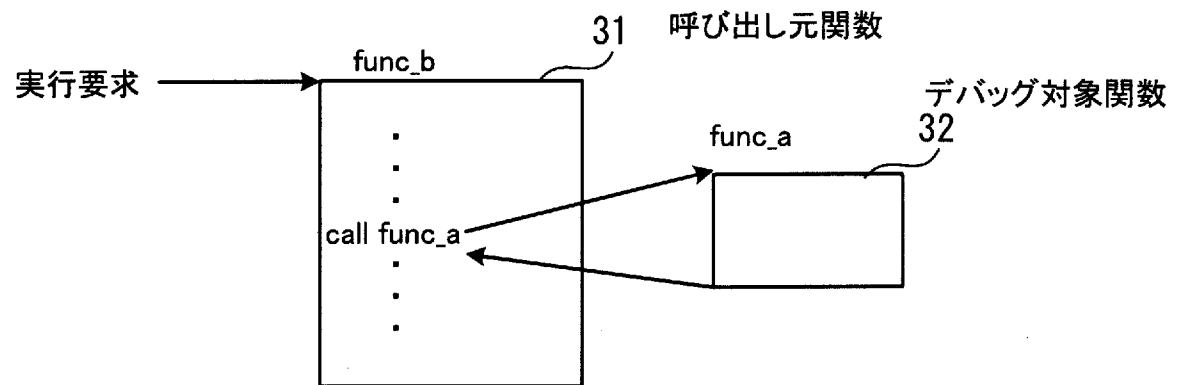
カーネル空間



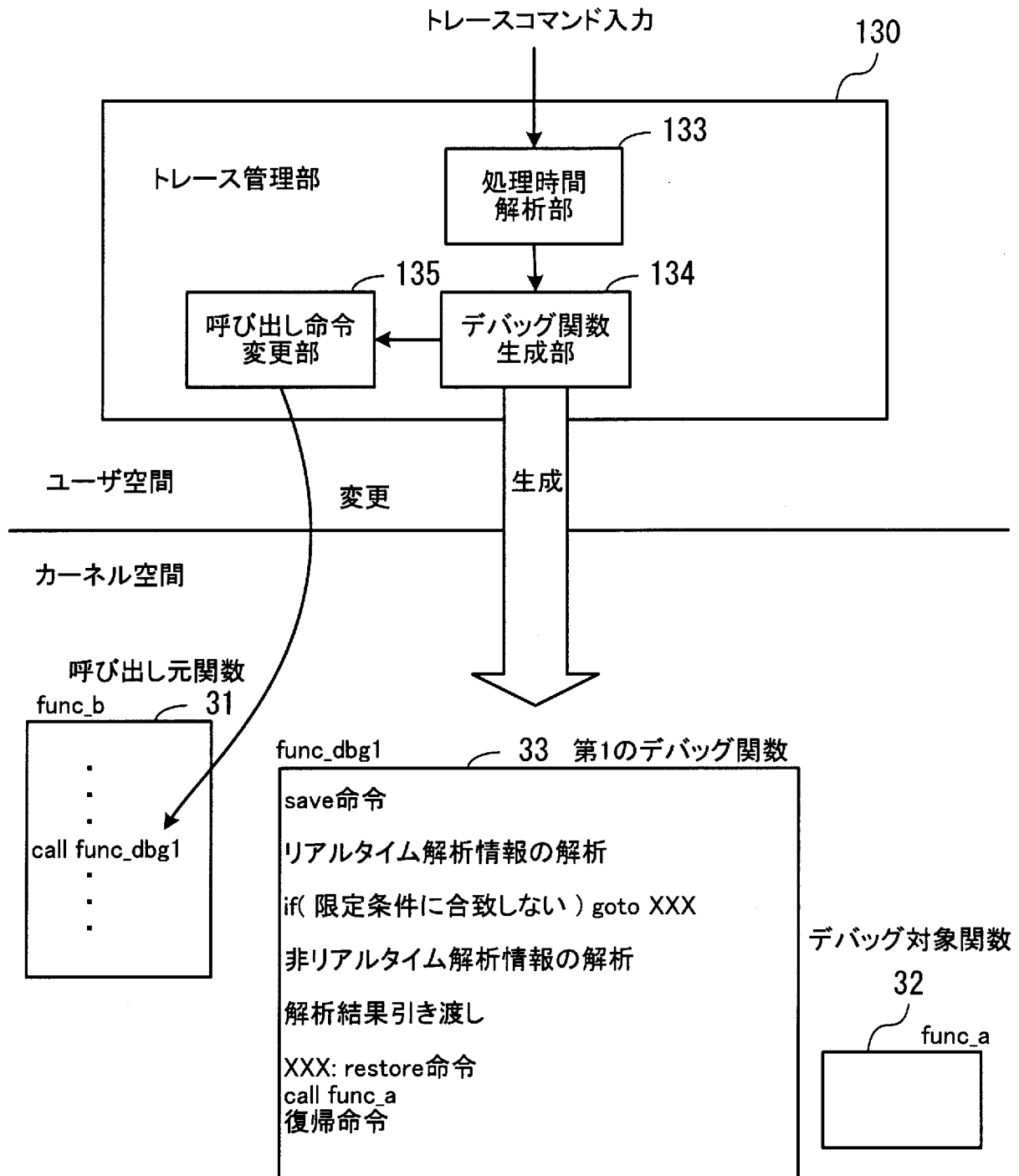
[図8]

ユーザ空間

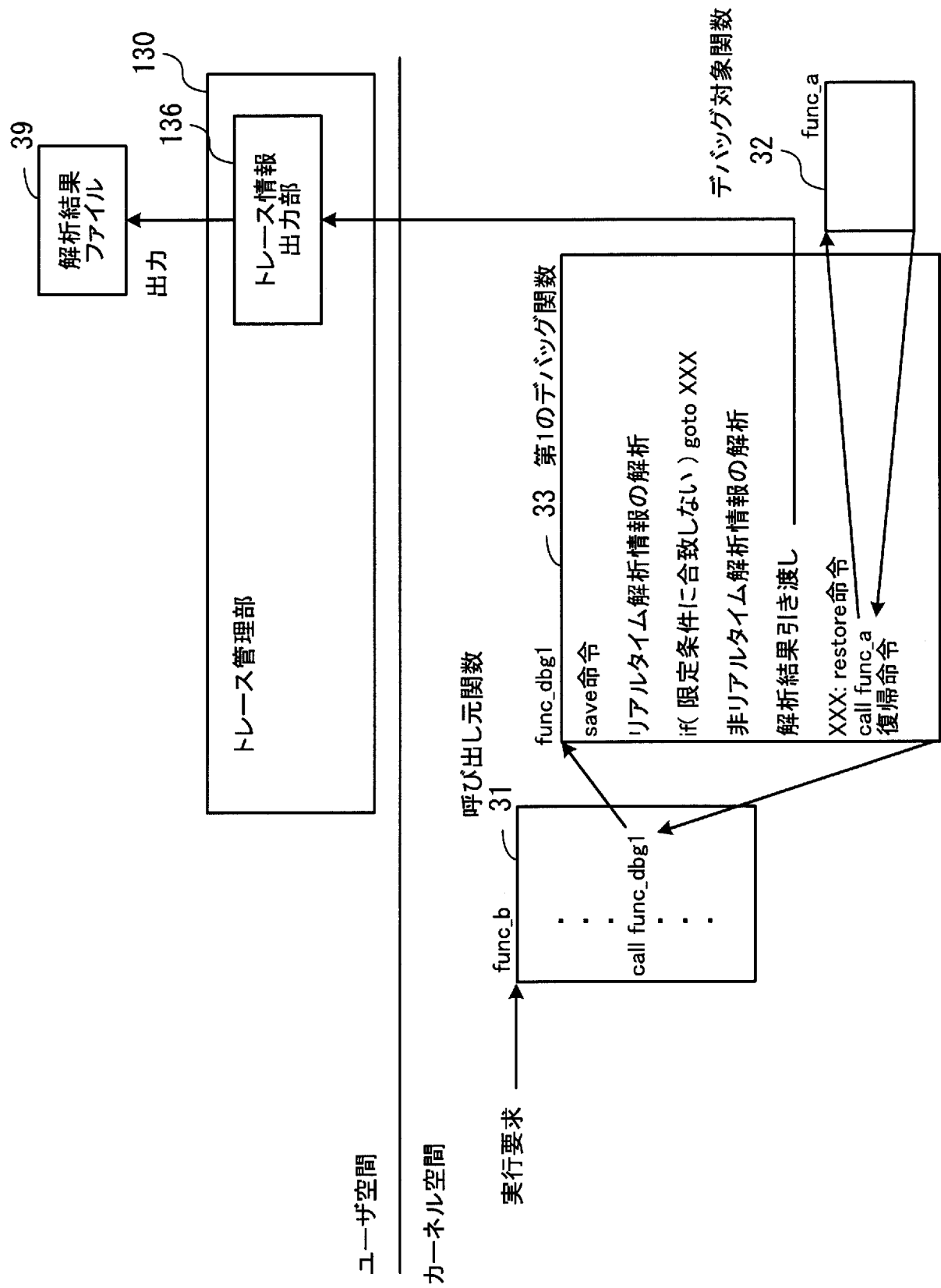
カーネル空間



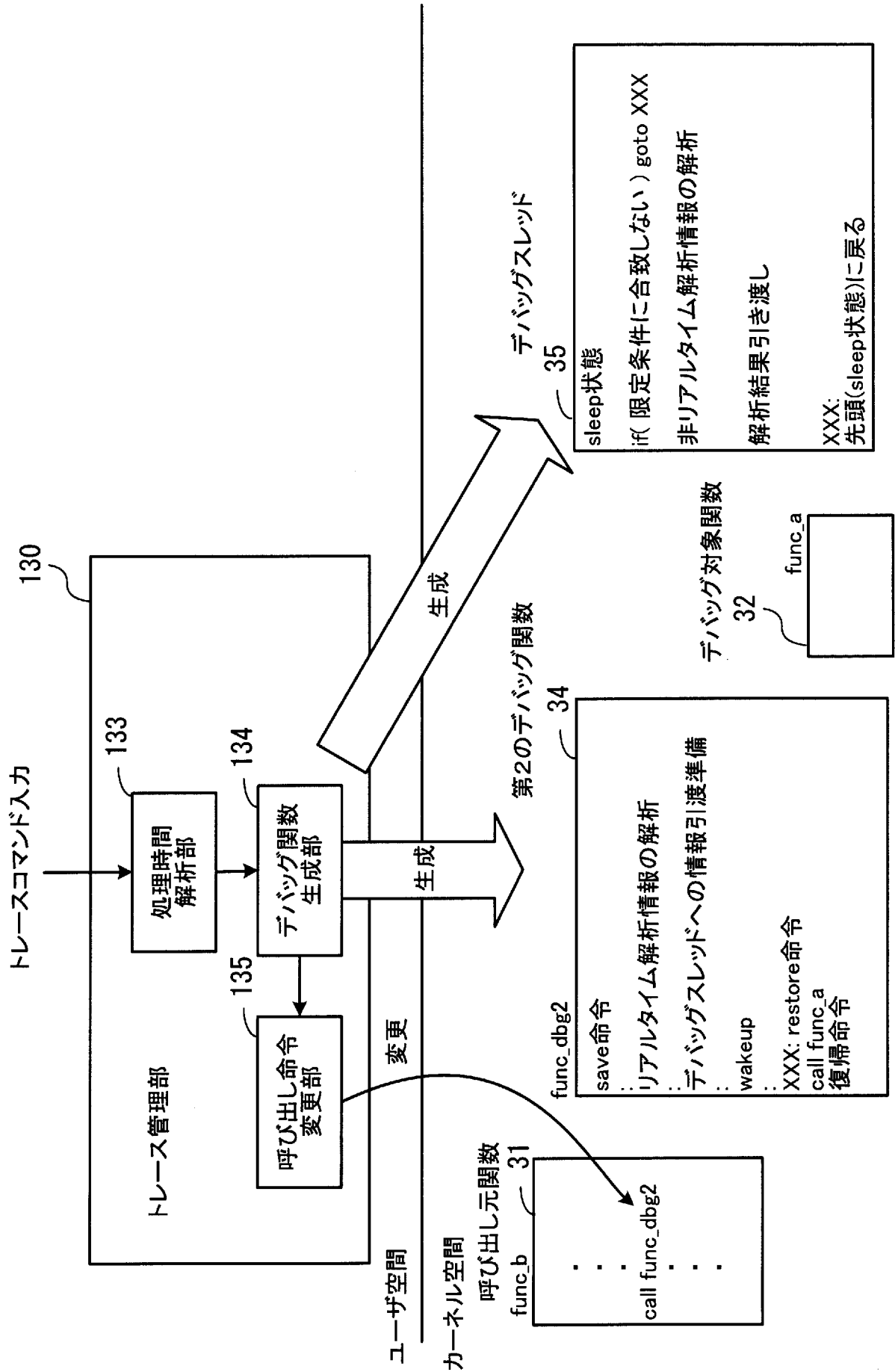
[図9]



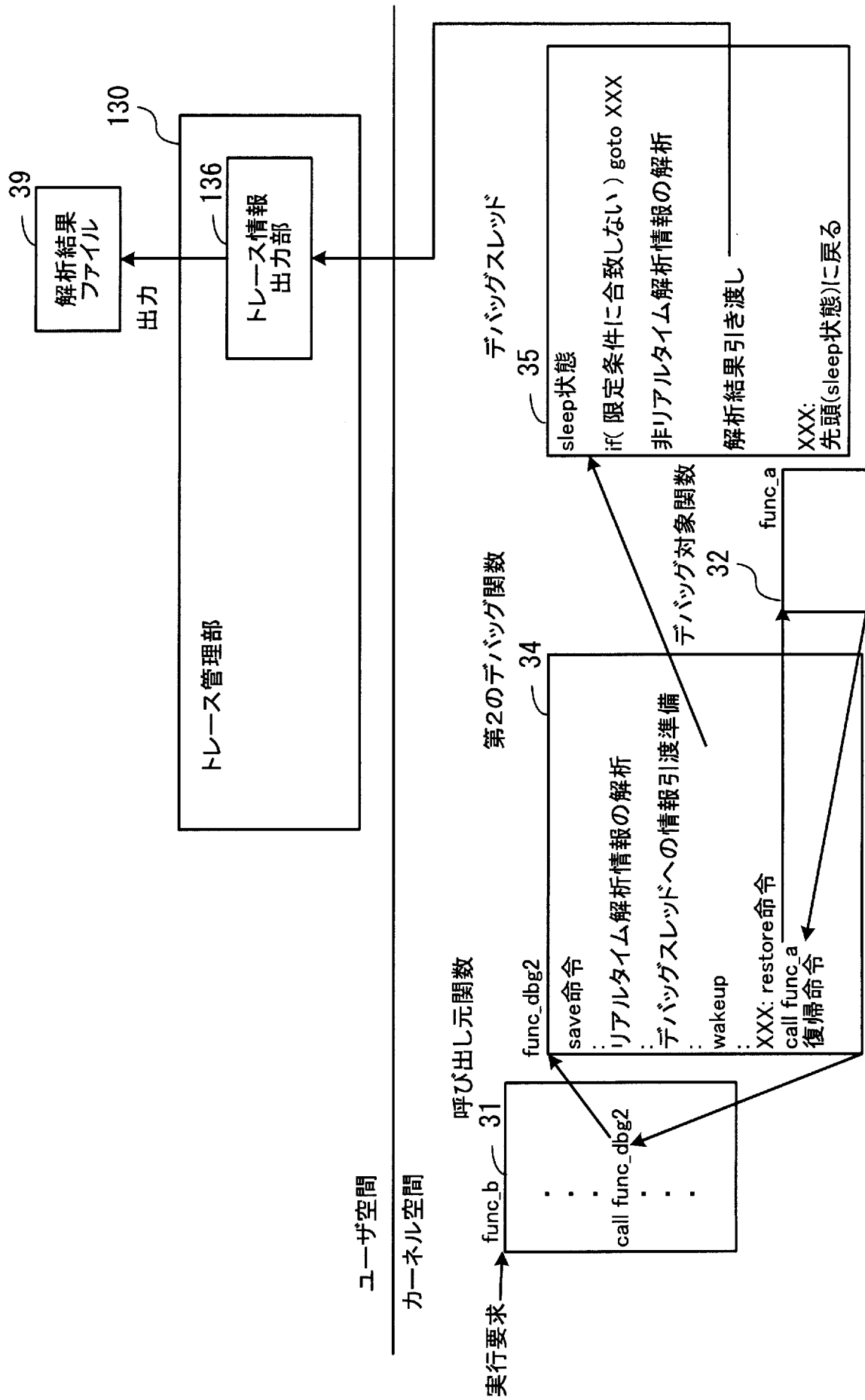
[図10]



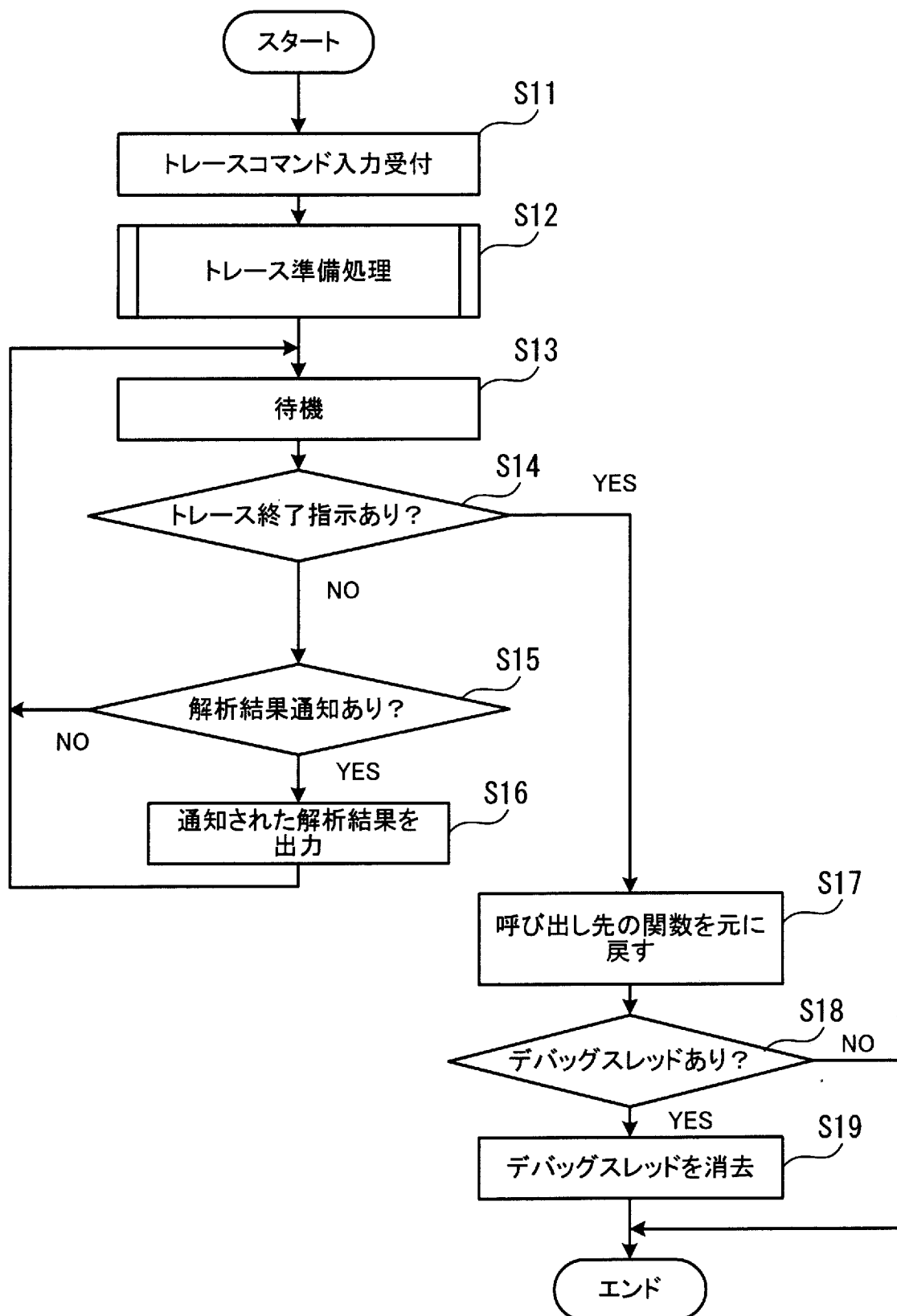
[図11]



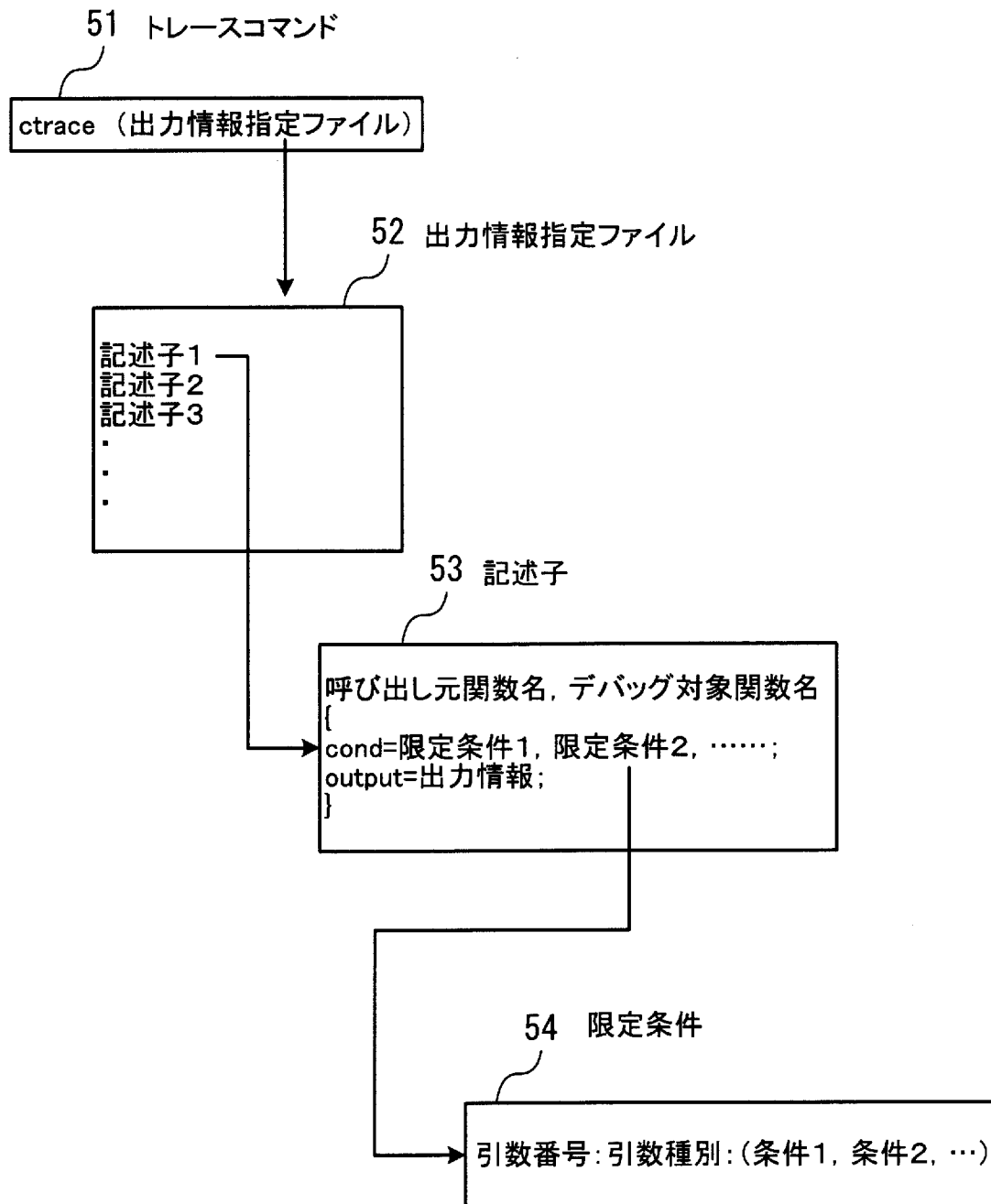
[図12]



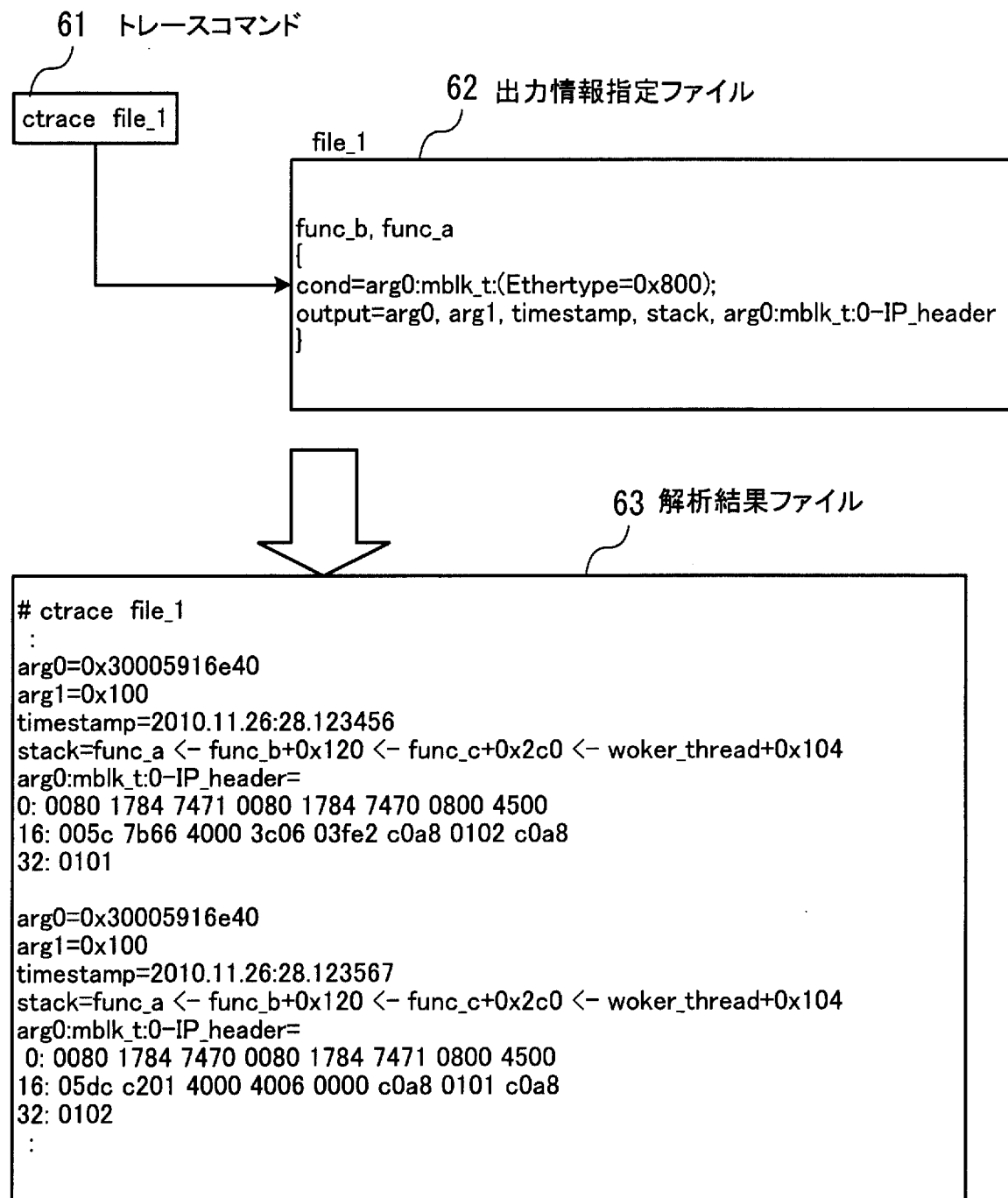
[図13]



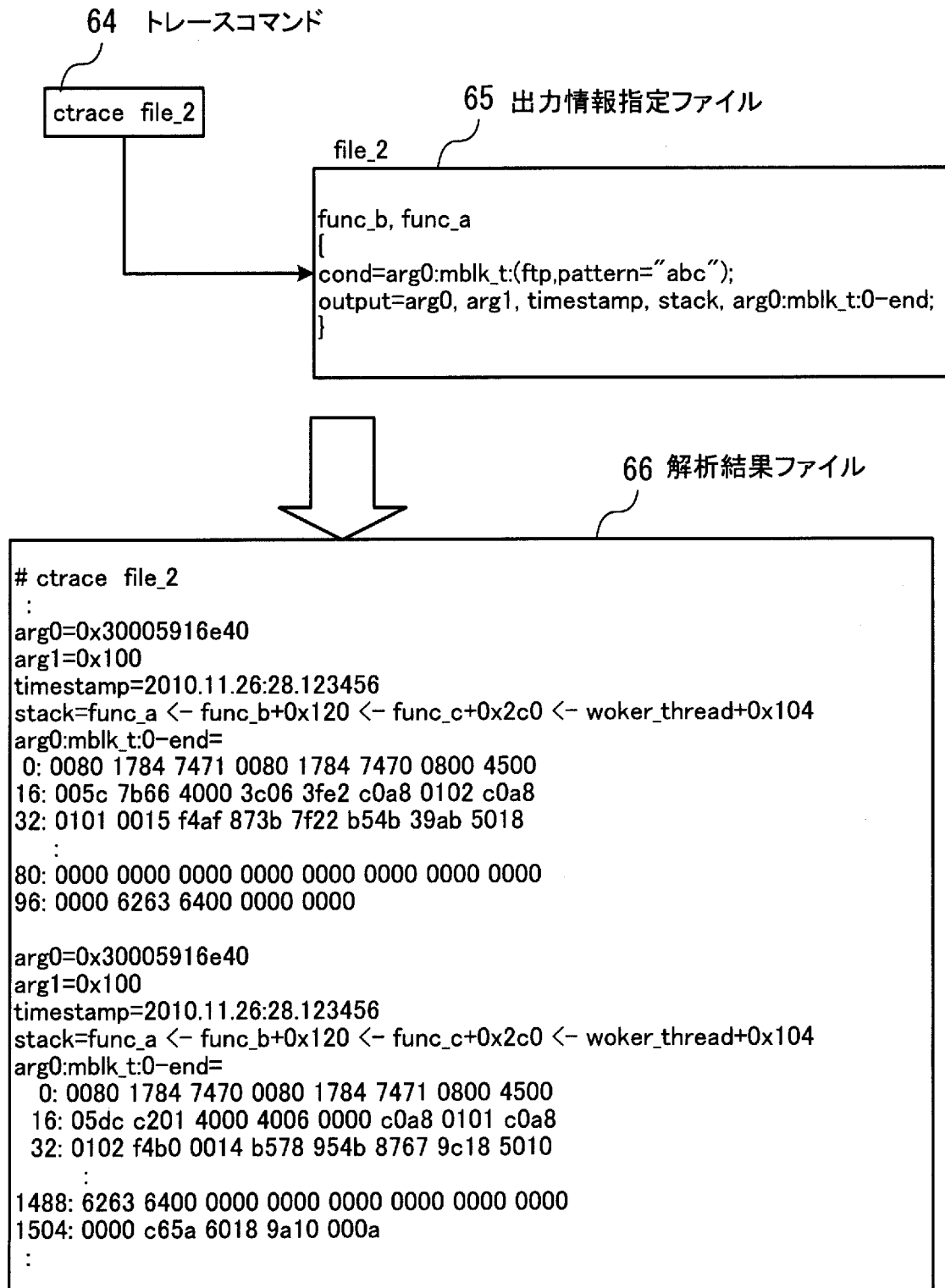
[図14]



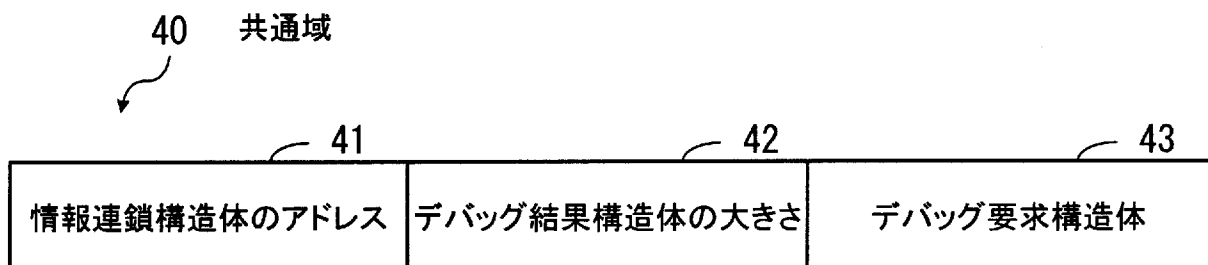
[図15]



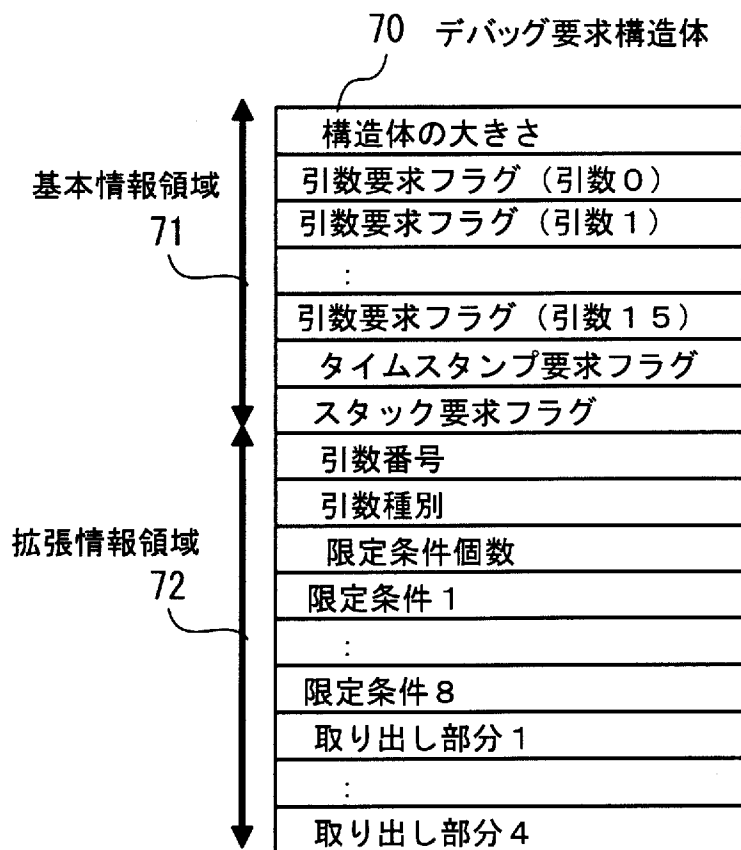
[図16]



[図17]



[図18]

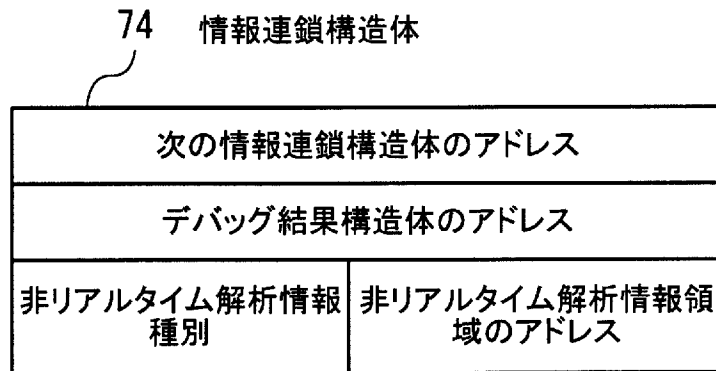


[図19]

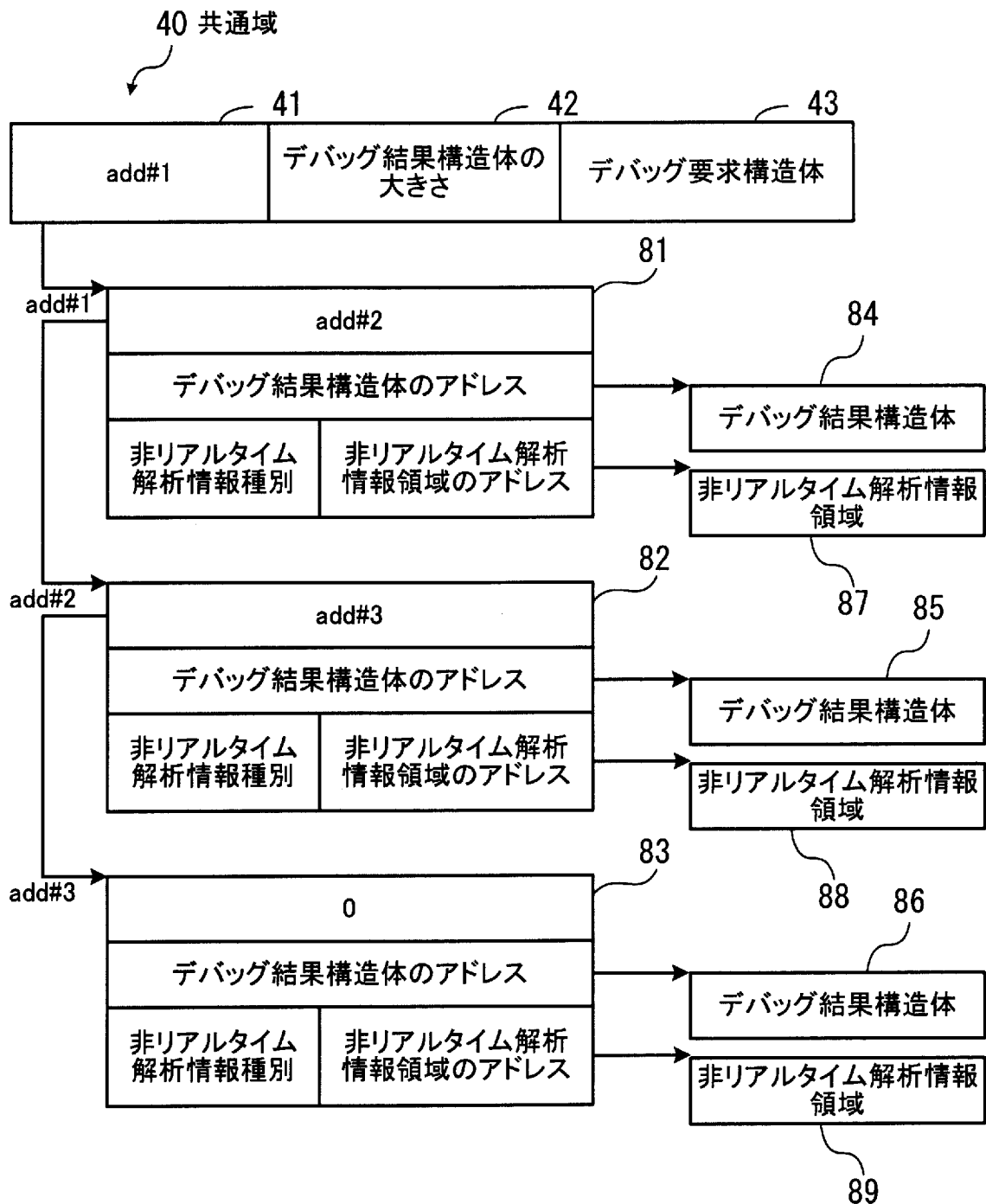
73 デバッグ結果構造体

引数要求フラグ (引数 0)	引数の値 (引数 0)
引数要求フラグ (引数 1)	引数の値 (引数 1)
:	:
引数要求フラグ (引数 1 5)	引数の値 (引数 1 5)
タイムスタンプ要求フラグ	タイムスタンプの値
スタック要求フラグ	スタックの深さ
関数名 1	関数名 2
...	関数名 1 6
取り出し部分の大きさ	
取り出し部分	

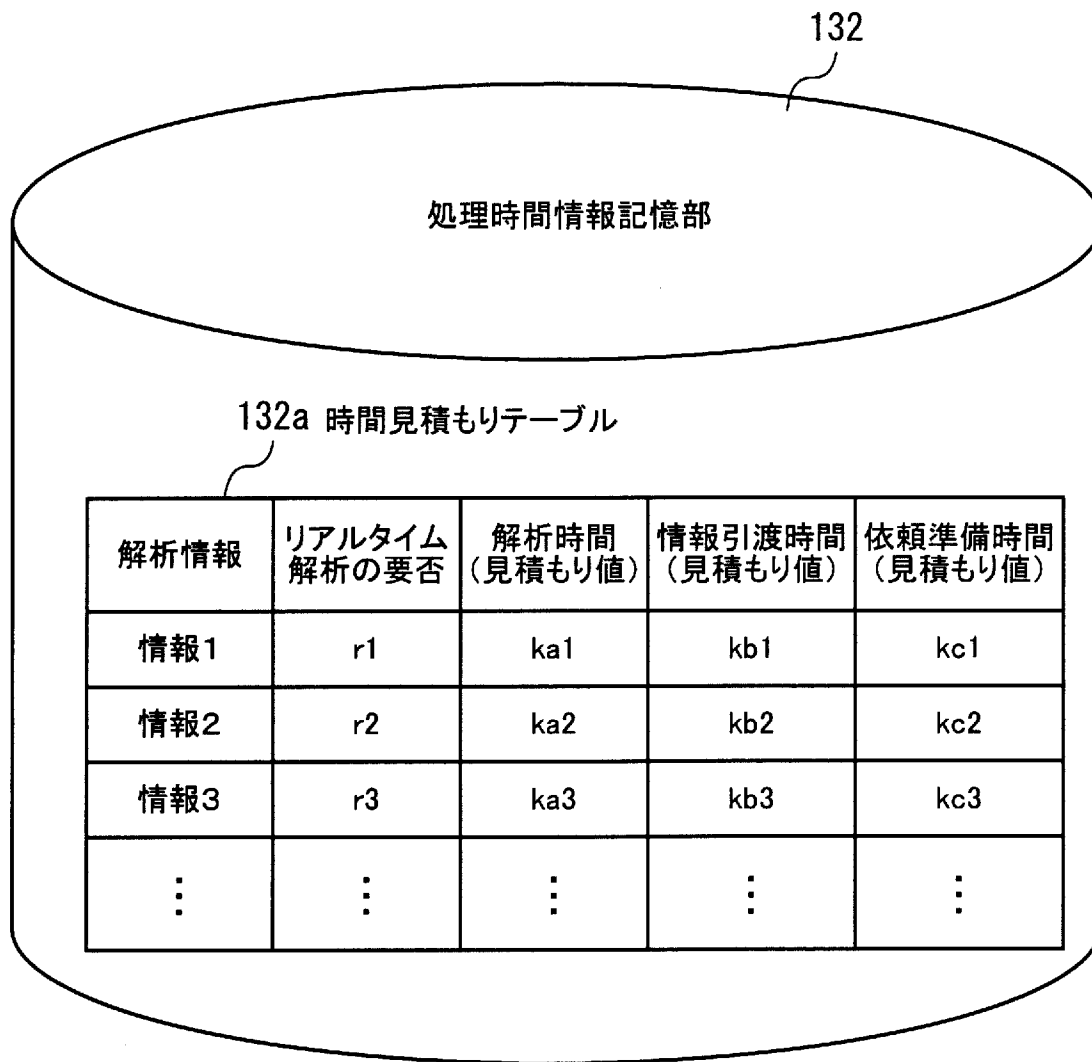
[図20]



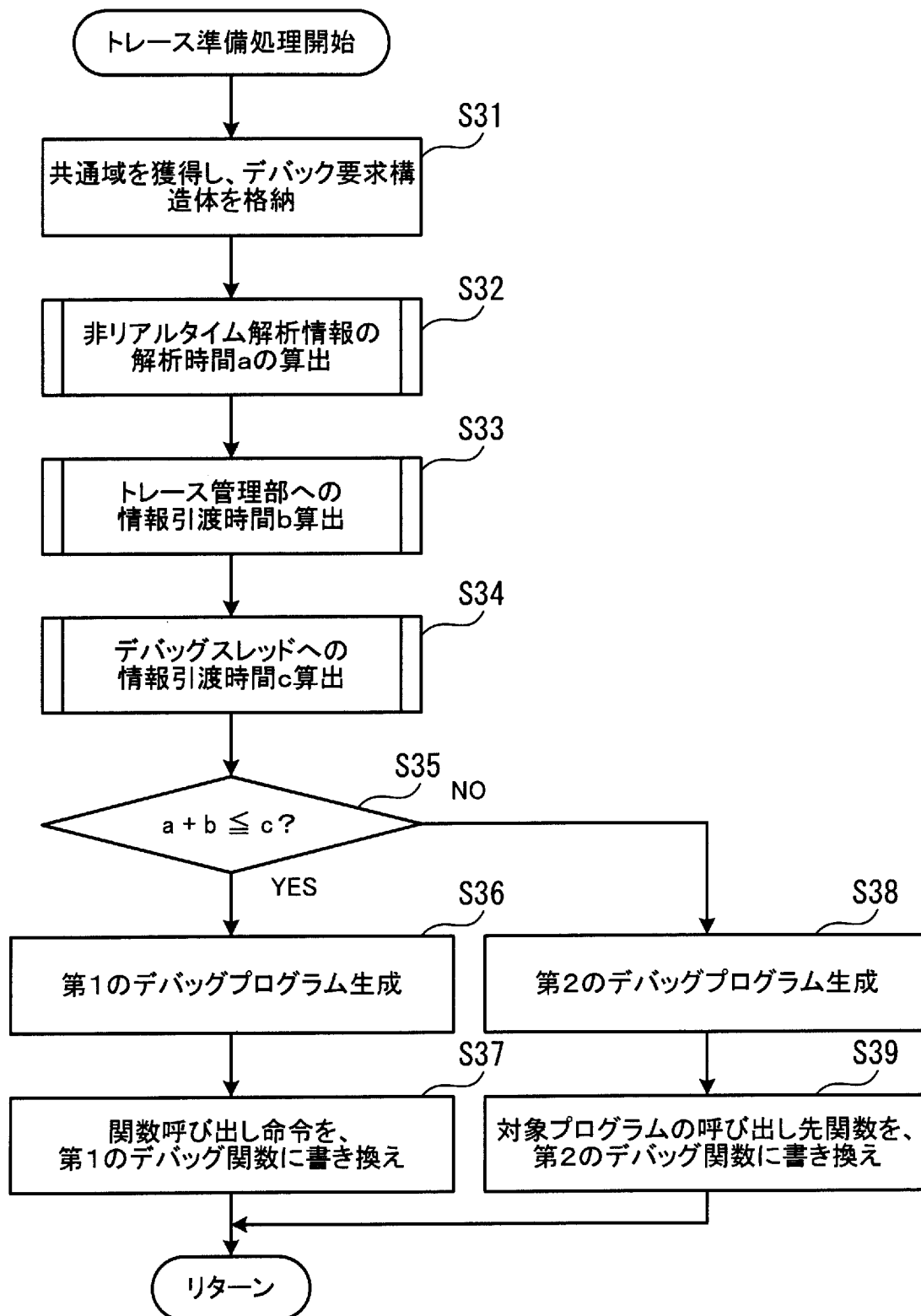
[図21]



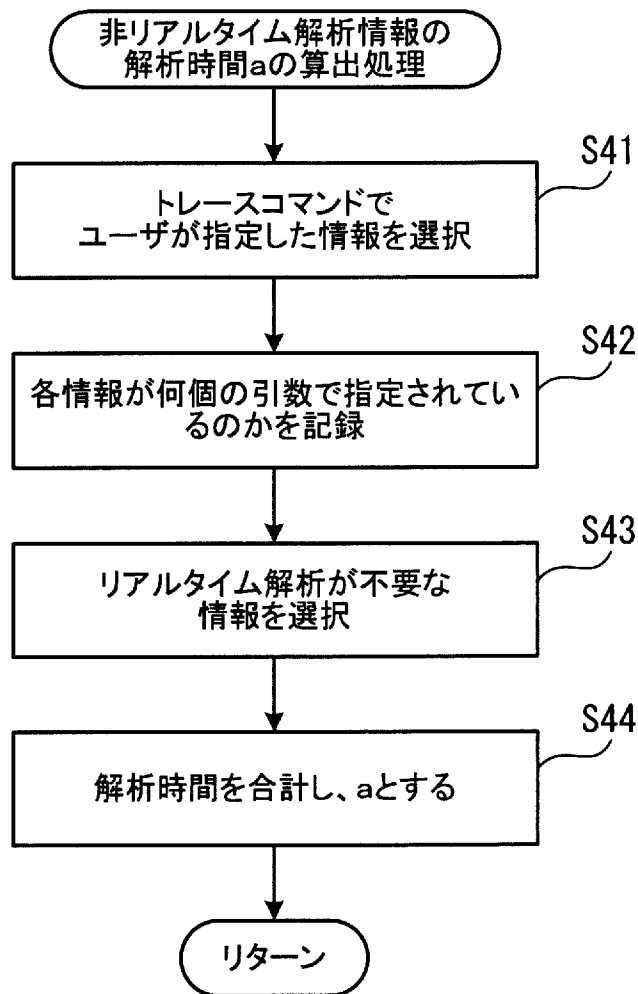
[図22]



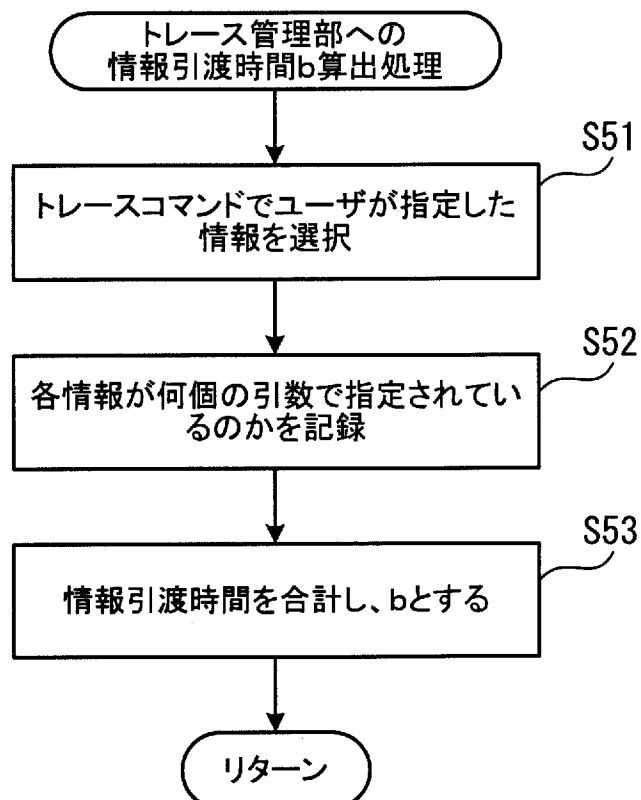
[図23]



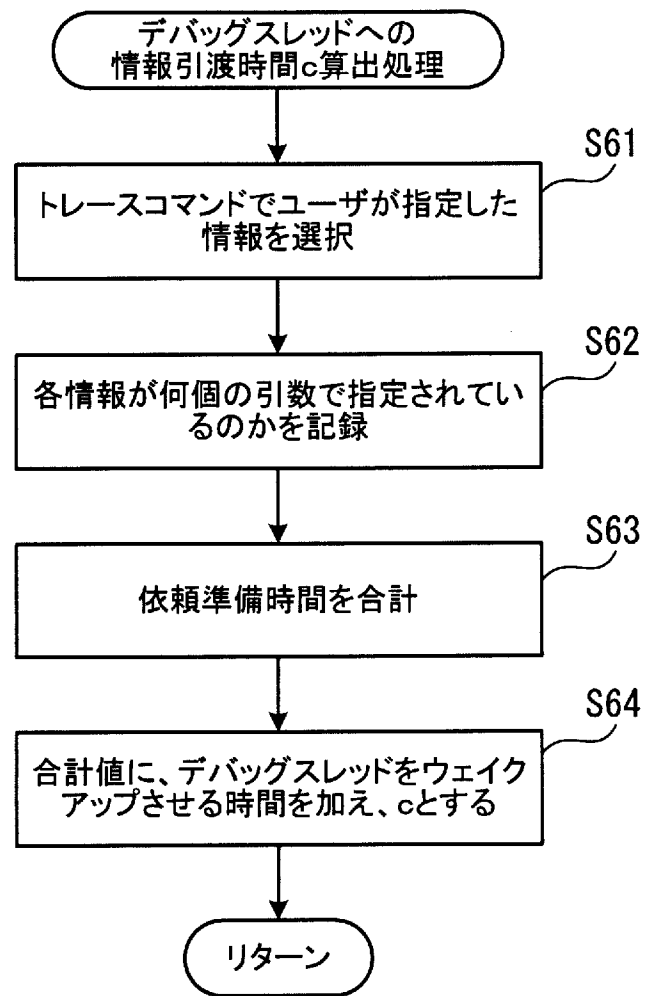
[図24]



[図25]



[図26]

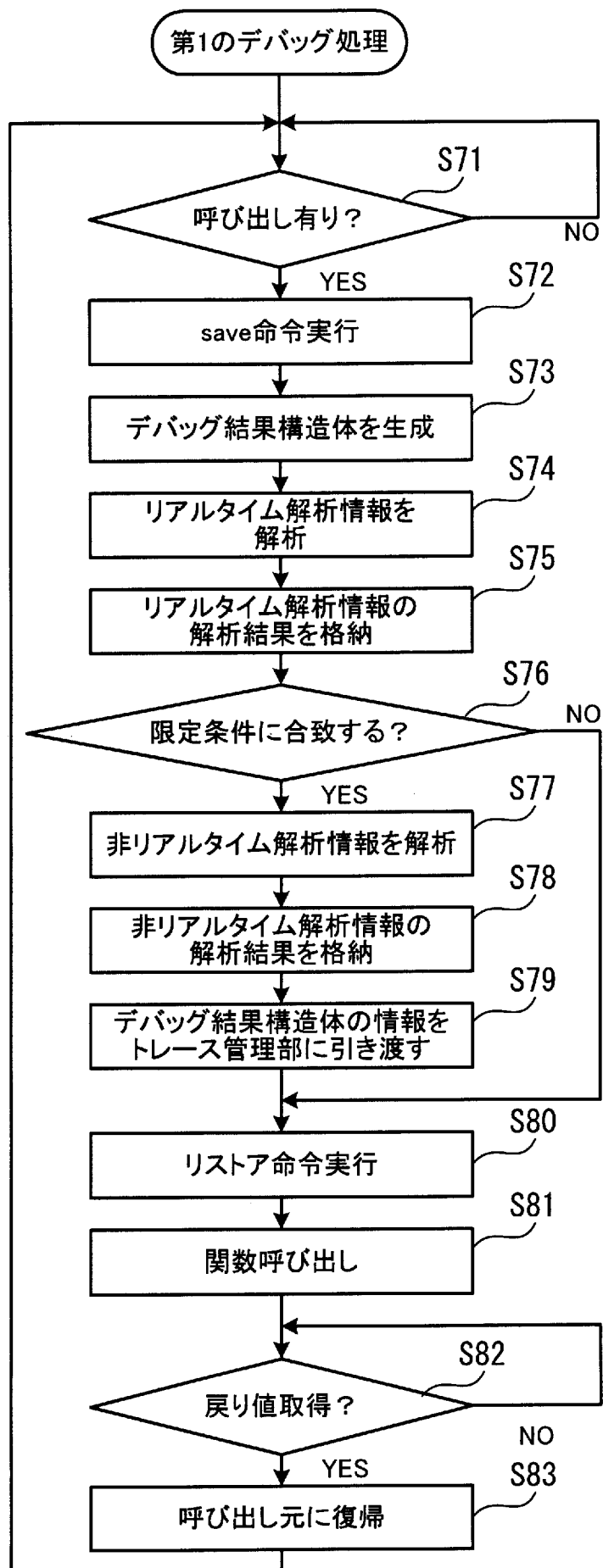


[図27]

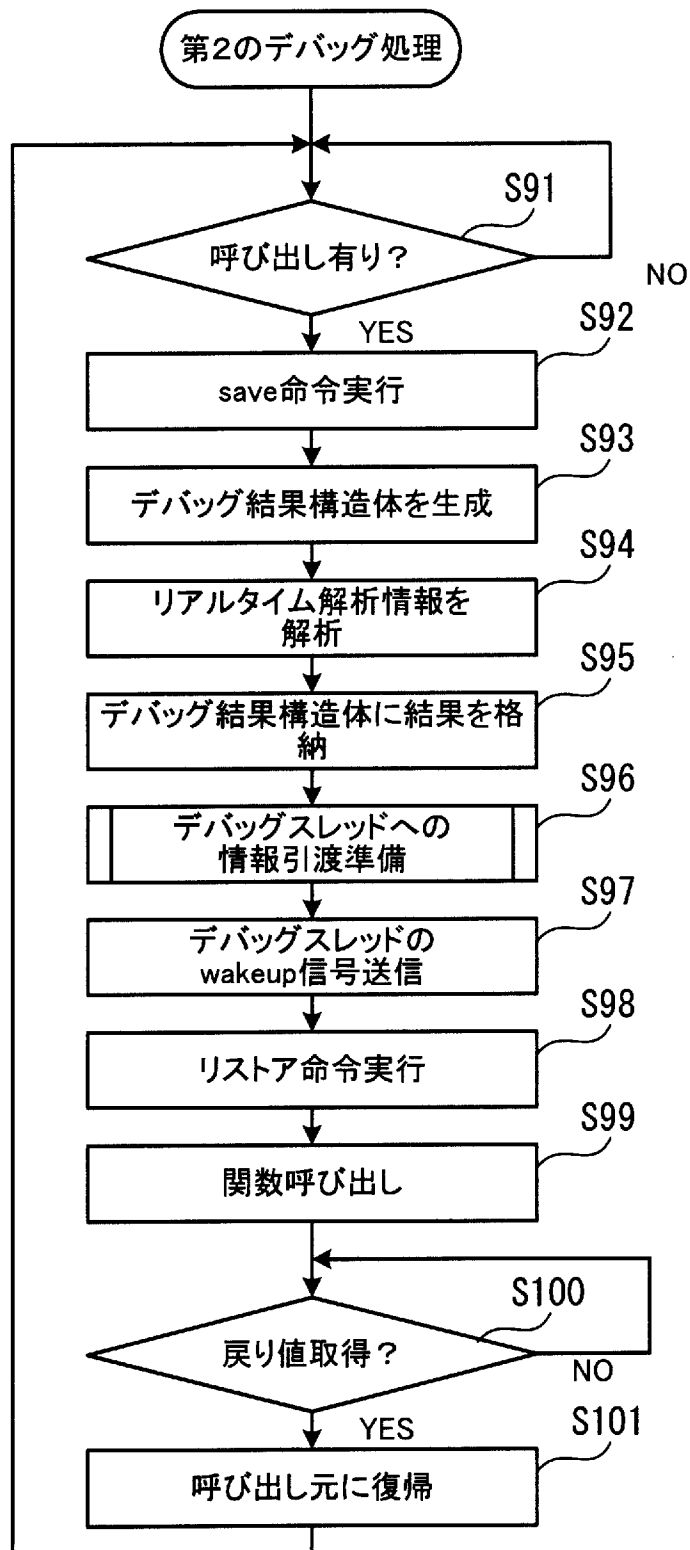
132a 時間見積もりテーブル

解析情報	リアルタイム 解析の要否	解析時間 (見積もり値)	情報引渡時間 (見積もり値)	依頼準備時間 (見積もり値)
スタック	必要	20 μ s	10 μ s	10 μ s
タイムスタンプ	必要	1 μ s	1 μ s	1 μ s
引数のアドレス	必要	1 μ s	1 μ s	1 μ s
限定条件(Ethertypeやftpなどのパケット種別)	不要	2 μ s	0 μ s	0 μ s
限定条件(パケット長)	不要	2 μ s	0 μ s	0 μ s
限定条件(パケットの内容のパターンマッチング)	不要	20 μ s	0 μ s	0 μ s
詳細な出力情報:パケット全体	不要	0 μ s	100 μ s	2 μ s
詳細な出力情報:64バイト以下	不要	0 μ s	10 μ s	2 μ s
詳細な出力情報:65-128バイト	不要	0 μ s	20 μ s	2 μ s
詳細な出力情報:129-512バイト	不要	0 μ s	40 μ s	2 μ s
詳細な出力情報:512バイト以上	不要	0 μ s	100 μ s	2 μ s

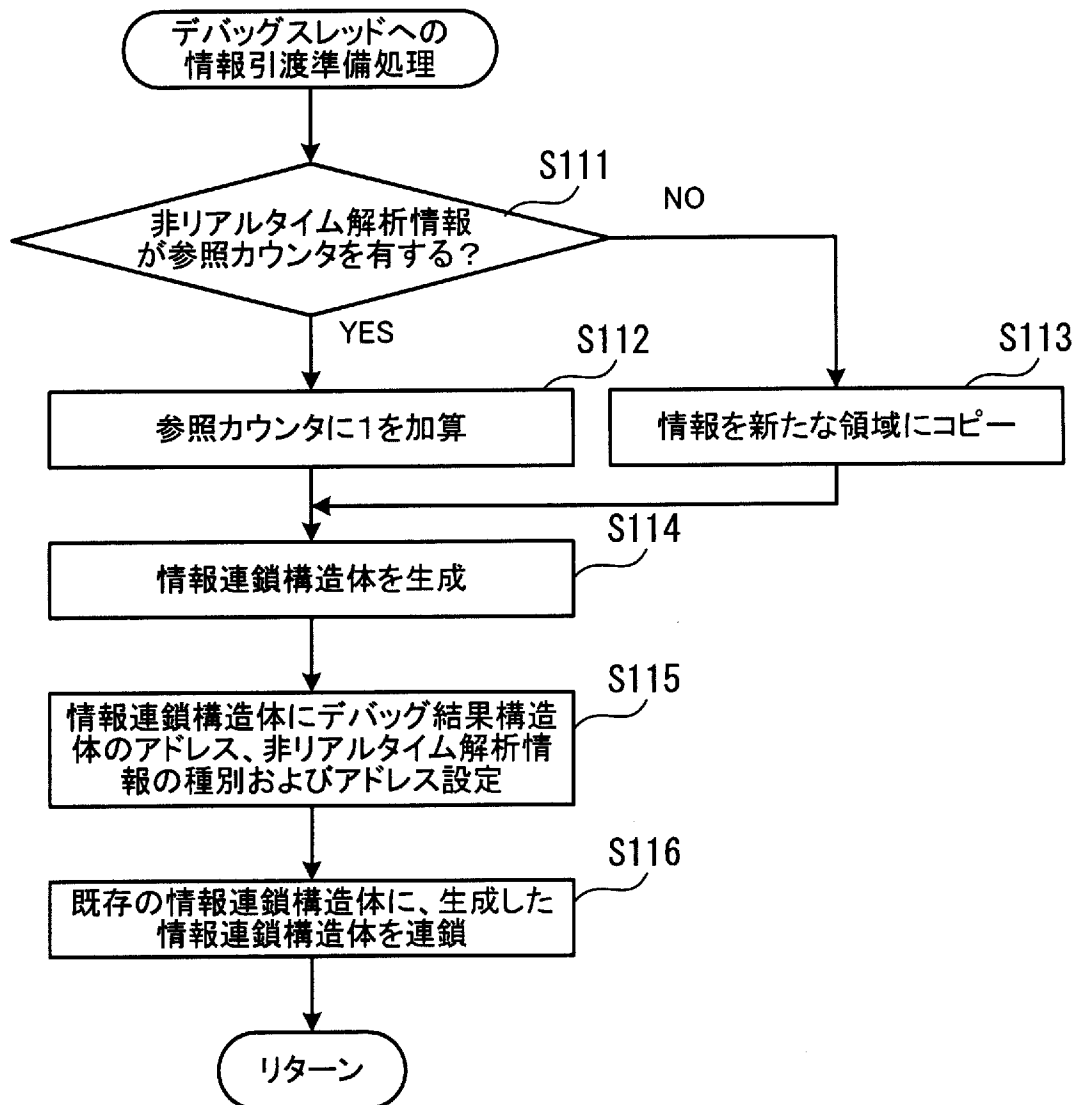
[図28]



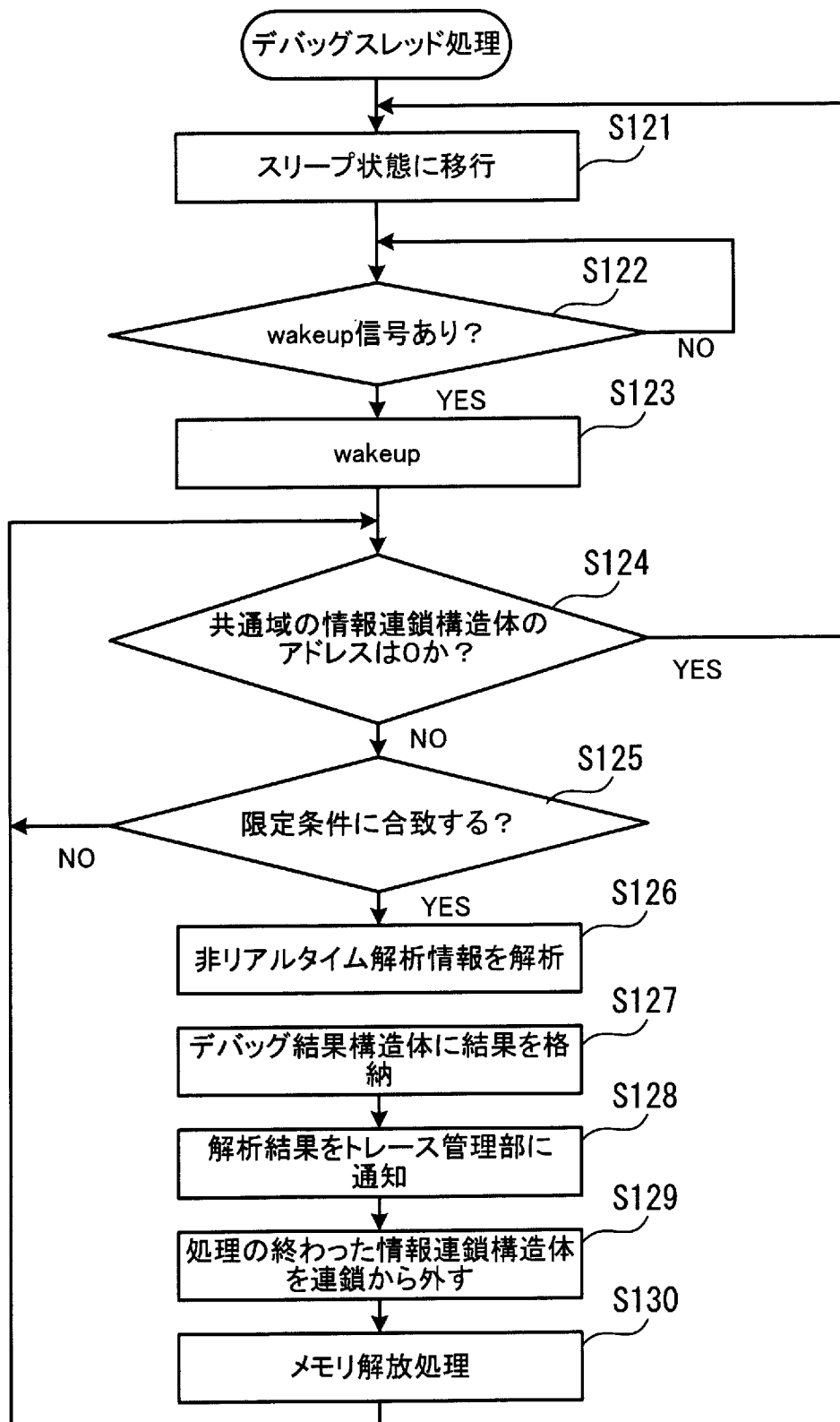
[図29]



[図30]



[図31]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2011/057989

A. CLASSIFICATION OF SUBJECT MATTER

G06F11/28 (2006.01) i, G06F11/34 (2006.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G06F11/28, G06F11/34

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2011
Kokai Jitsuyo Shinan Koho	1971-2011	Toroku Jitsuyo Shinan Koho	1994-2011

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2009-237610 A (NTT Docomo Inc.), 15 October 2009 (15.10.2009), entire text; all drawings (Family: none)	1-11
A	JP 2005-115969 A (Toshiba Corp.), 28 April 2005 (28.04.2005), paragraphs [0058] to [0064] (Family: none)	1-11

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&” document member of the same patent family

Date of the actual completion of the international search
14 July, 2011 (14.07.11)

Date of mailing of the international search report
26 July, 2011 (26.07.11)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

A. 発明の属する分野の分類（国際特許分類（I P C））
Int.Cl. G06F11/28(2006.01)i, G06F11/34(2006.01)i

B. 調査を行った分野

調査を行った最小限資料（国際特許分類（I P C））

Int.Cl. G06F11/28, G06F11/34

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1 9 2 2 - 1 9 9 6 年
日本国公開実用新案公報	1 9 7 1 - 2 0 1 1 年
日本国実用新案登録公報	1 9 9 6 - 2 0 1 1 年
日本国登録実用新案公報	1 9 9 4 - 2 0 1 1 年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2009-237610 A（株式会社エヌ・ティ・ティ・ドコモ）2009.10.15, 全文, 全図（ファミリーなし）	1 - 1 1
A	JP 2005-115969 A（株式会社東芝）2005.04.28, 段落[0058]-[0064]（ファミリーなし）	1 - 1 1

☐ C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

1 4 . 0 7 . 2 0 1 1

国際調査報告の発送日

2 6 . 0 7 . 2 0 1 1

国際調査機関の名称及びあて先

日本国特許庁（I S A / J P）

郵便番号 1 0 0 - 8 9 1 5

東京都千代田区霞が関三丁目4番3号

特許庁審査官（権限のある職員）

多 胡 滋

電話番号 0 3 - 3 5 8 1 - 1 1 0 1 内線 3 5 4 5

5 B

3 5 6 2