

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 7 部門第 3 区分
【発行日】平成 17 年 8 月 25 日 (2005.8.25)

【公表番号】特表 2004-529581 (P2004-529581A)
【公表日】平成 16 年 9 月 24 日 (2004.9.24)
【年通号数】公開・登録公報 2004-037
【出願番号】特願 2002-591993 (P2002-591993)
【国際特許分類第 7 版】
H 0 3 K 19/173
【F I】
H 0 3 K 19/173 1 0 1

【手続補正書】
【提出日】平成 16 年 1 月 15 日 (2004.1.15)
【手続補正 1】

【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項 1】

プログラマブルロジックデバイスであって、
中央処理装置と、
前記中央処理装置に結合されるプログラマブルインターフェイスとを含み、前記プログラマブルインターフェイスは、コアを含み、前記プログラマブルロジックデバイスはさらに、

前記プログラマブルインターフェイスを介して情報を前記中央処理装置へ提供すること、および前記プログラマブルインターフェイスを介して情報を前記中央処理装置から受取ることのうちの一方のための第 1 のデバイスを含む、プログラマブルロジックデバイス。

【請求項 2】
複数のデバイスをさらに含み、各デバイスは、前記プログラマブルインターフェイスを介して情報を前記中央処理装置に提供すること、前記プログラマブルインターフェイスを介して情報を前記中央処理装置から受取ること、および前記プログラマブルインターフェイスを介して別のデバイスと通信することのうちの 1 つのためにある、請求項 1 に記載のプログラマブルロジックデバイス。

【請求項 3】
前記プログラマブルインターフェイスは、前記複数のデバイスを結合するためのクロスポイントスイッチを含み、

前記クロスポイントスイッチは、アドレス / 制御経路およびデータ経路を含む、請求項 2 に記載のプログラマブルロジックデバイス。

【請求項 4】
前記アドレス / 制御経路は、第 1 のプログラマブルリソースセットから形成され、前記データ経路は、第 2 のプログラマブルリソースセットから形成される、請求項 3 に記載のプログラマブルロジックデバイス。

【請求項 5】
前記アドレス / 制御経路およびデータ経路は、トリミング可能である、請求項 3 に記載のプログラマブルロジックデバイス。

【請求項 6】
前記クロスポイントスイッチは、パラメータ表示可能である、請求項 3 に記載のプログ

ラマブルロジックデバイス。

【請求項 7】

前記プログラマブルインターフェイスに結合される周辺バスをさらに含み、ブリッジモジュールが、前記周辺バスを前記プログラマブルインターフェイスに結合する、請求項 2 に記載のプログラマブルロジックデバイス。

【請求項 8】

前記複数のデバイスからの第 1 のデバイスグループが、前記周辺バスに結合され、前記ブリッジモジュールを介して前記プログラマブルインターフェイスに結合される、請求項 7 に記載のプログラマブルロジックデバイス。

【請求項 9】

前記複数のデバイスからの第 2 のデバイスグループは、前記ブリッジモジュールを介して前記プログラマブルインターフェイスに接続されない、請求項 8 に記載のプログラマブルロジックデバイス。

【請求項 10】

前記第 1 のデバイスグループは、ユーザによって指定される複数のコアを含む、請求項 8 に記載のプログラマブルロジックデバイス。

【請求項 11】

少なくとも 1 つのコアが、マスタ/スレーブ機能、または、マスタ機能またはスレーブ機能を提供する、請求項 10 に記載のプログラマブルロジックデバイス。

【請求項 12】

少なくとも 1 つのメモリデバイスをさらに含み、前記少なくとも 1 つのメモリデバイスは、前記第 2 のデバイスグループの一部である、請求項 9 に記載のプログラマブルロジックデバイス。

【請求項 13】

オフチップデバイスをさらに含み、前記オフチップデバイスは、前記第 2 のデバイスグループの一部であり、

前記オフチップデバイスは、ダブルデータレートデバイスまたはメモリデバイスを含む、請求項 9 に記載のプログラマブルロジックデバイス。

【請求項 14】

前記プログラマブルインターフェイスおよび前記周辺バスに結合される高速バスインターフェイスをさらに含み、前記高速バスインターフェイスは、オフチップデバイスに対して通信を提供する、請求項 7 に記載のプログラマブルロジックデバイス。