

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4772965号
(P4772965)

(45) 発行日 平成23年9月14日 (2011.9.14)

(24) 登録日 平成23年7月1日 (2011.7.1)

(51) Int.Cl.

F I

H04L 9/32 (2006.01)

H04L 9/00 675C

請求項の数 9 (全 35 頁)

(21) 出願番号	特願2000-596696 (P2000-596696)	(73) 特許権者	509246806
(86) (22) 出願日	平成12年1月27日 (2000.1.27)		ファンタム・ダイアー・エヌヴェー・エル
(65) 公表番号	特表2003-513480 (P2003-513480A)		エルシー
(43) 公表日	平成15年4月8日 (2003.4.8)		アメリカ合衆国・ディーシー・19904
(86) 国際出願番号	PCT/FR2000/000190		・ドヴァー・グリーントゥリー・ドライブ
(87) 国際公開番号	W02000/045550		・160・スイート・101
(87) 国際公開日	平成12年8月3日 (2000.8.3)	(74) 代理人	100079108
審査請求日	平成19年1月23日 (2007.1.23)		弁理士 稲葉 良幸
(31) 優先権主張番号	99/01065	(74) 代理人	100109346
(32) 優先日	平成11年1月27日 (1999.1.27)		弁理士 大貫 敏史
(33) 優先権主張国	フランス (FR)	(72) 発明者	ギユ, ルイ
(31) 優先権主張番号	99/03770		フランス国、35230 ブルバル、リュ
(32) 優先日	平成11年3月23日 (1999.3.23)		・ドゥ・リズ 16
(33) 優先権主張国	フランス (FR)		

最終頁に続く

(54) 【発明の名称】 エンティティの真正性および／またはメッセージの完全性を証明するための方法

(57) 【特許請求の範囲】

【請求項 1】

デモンストレータ装置の同一性またはメッセージ署名の完全性を、コントローラ装置において証明する方法であって、

前記コントローラ装置によって、コミットメントRを受信するステップであって、該コミットメントRは、 $R = r^v \bmod n$ であり、 r は $0 < r < n$ となるようにランダムに選択された整数であるステップと、

前記コントローラ装置によって、ランダムに選択された m 個のチャレンジ d_1, d_2, \dots, d_m を送信するステップと、

前記コントローラ装置によって、応答Dを受信するステップであって、該応答Dは、 $D = r \cdot Q_1^{d_1} \cdot Q_2^{d_2} \cdot \dots \cdot Q_m^{d_m} \bmod n$ であるステップと、

前記コントローラ装置によって、 $G_1^{d_1}, G_2^{d_2}, \dots, G_m^{d_m}$ と D^v とに基づいて n を法とする計算によって得られる値が、前記コミットメントRに等しいかどうかに基づいて、前記デモンストレータ装置の同一性または前記メッセージ署名の完全性を決定するステップであって、1以上の秘密値 Q_1, Q_2, \dots, Q_m とそれぞれの公開値 G_1, G_2, \dots, G_m との集合が、前記デモンストレータ装置または前記メッセージ署名と関連し、 Q_i と G_i の値のそれぞれのペアは、式 $G_i \cdot Q_i^{v-1} \bmod n$ 、または式 $G_i \cdot Q_i^v \bmod n$ のいずれかを確認するものであり、 m は1以上の整数であり、 i は1と m の間の整数であり、 n は f 個の素因数 p_1, p_2, \dots, p_f の積に等しい公開整数であり、これらの素因数の少なくとも2つは互いに異っており、 f は1より大きい整数であり、 v は $v = 2^k$ となる

10

20

公開指数であり、 k は 1 より大きい整数値を有する機密保護パラメータであり、それぞれの公開値 G_i ($i = 1, \dots, m$) は、 $G_i = g_i^{k^2} \bmod n$ となるものであり、 g_i ($i = 1, \dots, m$) は、1 より大きく前記素因数 p_1, p_2, \dots, p_f のそれぞれよりも小さい整数値を有する基数であり、前記基数 g_i がモジュロ n の整数環の平方非剰余となるように前記素因数 p_1, p_2, \dots, p_f が前記基数に基づいて選択されているステップと

を含んでなる方法。

【請求項 2】

前記決定するステップは、前記コントローラ装置によって、前記コミットメント R が、 $R = D^v \cdot G_1^{-1d_1} \cdot G_2^{-2d_2} \cdot \dots \cdot G_m^{-mdm} \bmod n$ となる値を前記応答 D が有する場合 10
には、前記デモンストレータ装置が真正であると決定するステップを含み、ここで、 $i = 1, \dots, m$ について、 $G_i \cdot Q_i^v = 1 \bmod n$ の場合には $i = +1$ であり、 $G_i \cdot Q_i^v \bmod n$ の場合には $i = -1$ である、請求項 1 に記載の方法。

【請求項 3】

前記コミットメント R は、コミットメント要素 R_j ($j = 1, \dots, f$) の集合からチャイニーズ剰余を用いて計算された値を有し、各コミットメント要素 R_j は、 $R_j = r_j^v \bmod p_j$ となる値を有し、ここで、 r_j は、前記デモンストレータ装置によってランダムに選択され、 $0 < r_j < p_j$ となる整数であり、

前記応答 D は、チャイニーズ剰余を用いて応答要素 D_j の集合から計算され、該応答要素 D_j は、 $i = 1, \dots, m$ および $j = 1, \dots, f$ について $Q_{i,j} = Q_i \bmod p_j$ 20
であり、 $j = 1, \dots, f$ について $D_j = r_j \cdot Q_{1,j}^{d_1} \cdot Q_{2,j}^{d_2} \cdot \dots \cdot Q_{m,j}^{dm} \bmod p_j$ となる値を有し、

前記決定するステップは、前記コントローラ装置によって、前記コミットメント R が、 $R = D^v \cdot G_1^{-1d_1} \cdot G_2^{-2d_2} \cdot \dots \cdot G_m^{-mdm} \bmod n$ となる値を前記応答 D が有する場合 30
には、前記デモンストレータ装置が真正であると決定するステップを含み、ここで、 $i = 1, \dots, m$ について、 $G_i \cdot Q_i^v = 1 \bmod n$ の場合には $i = +1$ であり、 $G_i \cdot Q_i^v \bmod n$ の場合には $i = -1$ である、請求項 1 に記載の方法。

【請求項 4】

前記コントローラ装置によって、デモンストレータ装置からトークン T を受信するステップであって、該トークン T は、 $T = h(M, R)$ となる値を有し、ここで、 h はハッシュ関数 30
であり、 M は前記デモンストレータ装置から受信したメッセージであり、

前記応答 D は、 $D = r \cdot Q_1^{d_1} \cdot Q_2^{d_2} \cdot \dots \cdot Q_m^{dm} \bmod n$ となるように計算された値を有し、

前記決定するステップは、前記コントローラ装置によって、前記トークン T が、 $T = h(M, D^v \cdot G_1^{-1d_1} \cdot G_2^{-2d_2} \cdot \dots \cdot G_m^{-mdm} \bmod n)$ となる値を前記応答 D が有する場合 40
には、前記メッセージ M が真正であると決定するステップを含み、ここで、 $i = 1, \dots, m$ について、 $G_i \cdot Q_i^v = 1 \bmod n$ の場合には $i = +1$ であり、 $G_i \cdot Q_i^v \bmod n$ の場合には $i = -1$ である、請求項 1 に記載の方法。

【請求項 5】

前記コントローラ装置によって、前記デモンストレータ装置からトークン T を受信するステップであって、前記コミットメント R は、コミットメント要素 R_j ($j = 1, \dots, f$) の集合からチャイニーズ剰余を用いて計算された値を有し、各コミットメント要素 R_j は $R_j = r_j^v \bmod p_j$ となる値を有し、ここで、 r_j は、前記デモンストレータ装置によってランダムに選択され、 $0 < r_j < p_j$ となる整数であるステップをさらに含み、

前記応答 D は、チャイニーズ剰余を用いて応答要素 D_j の集合から計算され、該応答要素 D_j は、 $i = 1, \dots, m$ および $j = 1, \dots, f$ について $Q_{i,j} = Q_i \bmod p_j$ 40
であり、 $j = 1, \dots, f$ について $D_j = r_j \cdot Q_{1,j}^{d_1} \cdot Q_{2,j}^{d_2} \cdot \dots \cdot Q_{m,j}^{dm} \bmod p_j$ となる値を有し、

前記決定するステップは、前記コントローラ装置によって、前記トークン T が、 $T = h(M, D^v \cdot G_1^{-1d_1} \cdot G_2^{-2d_2} \cdot \dots \cdot G_m^{-mdm} \bmod n)$ となる値を、前記応答 D 50

が有する場合には、前記メッセージMが真正であると決定するステップを含み、ここで、 $i = 1, \dots, m$ について、 $G_i \cdot Q_i^v \equiv 1 \pmod{n}$ の場合には $i = +1$ であり、 $G_i \cdot Q_i^v \not\equiv 1 \pmod{n}$ の場合には $i = -1$ である、請求項1に記載の方法。

【請求項6】

前記チャレンジが、 $i = 1, \dots, m$ について、 $0 \leq d_i \leq 2^k - 1$ である、請求項2から5のいずれかに記載の方法。

【請求項7】

前記デモンストレータによって、署名されるメッセージMを記録するステップと、
前記デモンストレータ装置によって、 $i = 1, \dots, m$ について、 $0 < r_i < n$ となるm個の整数 r_i をランダムに選択するステップと、
前記デモンストレータ装置によって、 $i = 1, \dots, m$ について、 $R_i = r_i^v \pmod{n}$ となる値を有するコミットメント R_i を計算するステップと、
前記デモンストレータ装置によって、 $T = h(M, R_1, R_2, \dots, R_m)$ となる値を有するトークンTを計算するステップであって、ここで、hは、mビットからなるバイナリトレインを生成するハッシュ関数であるステップと、
前記デモンストレータ装置によって、前記トークンTのビット d_1, d_2, \dots, d_m を識別するステップと、
前記デモンストレータ装置によって、 $i = 1, \dots, m$ について、応答 $D_i = r_i \cdot Q_i^{d_i} \pmod{n}$ を計算するステップと
をさらに含む、請求項1に記載の方法。

【請求項8】

前記コントローラ装置によって、前記トークンTおよび前記応答 D_i ($i = 1, \dots, m$) を集めるステップと、
前記コントローラ装置によって、前記トークンTが、 $T = h(M, D_1^v \cdot G_1^{-1d_1} \pmod{n}, D_2^v \cdot G_2^{-2d_2} \pmod{n}, \dots, D_m^v \cdot G_m^{-md_m} \pmod{n})$ となる値を前記応答Dが有する場合には、前記メッセージMが真正であると決定するステップであって、ここで、 $i = 1, \dots, m$ について、 $G_i \cdot Q_i^v \equiv 1 \pmod{n}$ の場合には $i = +1$ であり、 $G_i \cdot Q_i^v \not\equiv 1 \pmod{n}$ の場合には $i = -1$ であるステップと
をさらに含む、請求項7に記載の方法。

【請求項9】

コミットメントRを受信するステップであって、該コミットメントRは、 $R = r^v \pmod{n}$ であり、 r は $0 < r < n$ となるようにランダムに選択された整数であるステップと、
ランダムに選択されたm個のチャレンジ d_1, d_2, \dots, d_m を送信するステップと、
応答Dを受信するステップであって、該応答Dは、 $D = r \cdot Q_1^{d_1} \cdot Q_2^{d_2} \cdot \dots \cdot Q_m^{d_m} \pmod{n}$ であるステップと、
 $G_1^{d_1}, G_2^{d_2}, \dots, G_m^{d_m}$ と D^v とに基づいてnを法とする計算によって得られる値が、前記コミットメントRに等しいかどうかに基づいて、デモンストレータ装置の同一性またはメッセージ署名の完全性を決定するステップであって、1以上の秘密値 Q_1, Q_2, \dots, Q_m とそれぞれの公開値 G_1, G_2, \dots, G_m との集合が、前記デモンストレータ装置または前記メッセージ署名と関連し、 Q_i と G_i の値のそれぞれのペアは、式 $G_i \cdot Q_i^v \equiv 1 \pmod{n}$ 、または式 $G_i \cdot Q_i^v \not\equiv 1 \pmod{n}$ のいずれかを確認するものであり、mは1以上の整数であり、iは1とmの間の整数であり、nはf個の素因数 p_1, p_2, \dots, p_f の積に等しい公開整数であり、これらの素因数の少なくとも2つは互いに異なっており、fは1より大きい整数であり、vは $v = 2^k$ となる公開指数であり、kは1より大きい整数値を有する機密保護パラメータであり、それぞれの公開値 G_i ($i = 1, \dots, m$) は、 $G_i = g_i^2 \pmod{n}$ となるものであり、 g_i ($i = 1, \dots, m$) は、1より大きく前記素因数 p_1, p_2, \dots, p_f のそれぞれよりも小さい整数値を有する基数であり、前記基数 g_i がモジュロnの整数環の平方非剰余となるように前記素因数 p_1, p_2, \dots, p_f が前記基数に基づいて選択されているステップと

をコントローラ装置に実行させる命令を記憶しているコンピュータに読み取り可能な記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、エンティティの真正性(authenticity)、および/またはメッセージの完全性(integrity)および/または真正性を証明するように設計される方法、システムおよびデバイスに関する。

【0002】

【従来の技術】

その発明者がLouis GuillouおよびJean - Jacques Quisquaterである欧州特許第0311470B1公報がこのような方法を説明する。これ以降、彼らの研究は用語「GQ特許」または「GQ方法」によって参照されるものとする。これ以降、表現「GQ2」、あるいは「GQ2発明」または「GQ2技術」は、本発明を説明するために使用されるものとする。

【0003】

GQ方法に従って、「信頼される当局(trusted authority)」として知られているエンティティが、「証人(witness)」と呼ばれているそれぞれのエンティティにアイデンティティを割り当てる。顧客イズ化プロセスにおいて、信頼される当局は、証人にアイデンティティ(identity)およびシグナチャ(signature)を与える。それ以降、証人は以下を宣言する。つまり「ここに私のアイデンティティがある。私はそのRSAシグナチャを知っている。」証人は、このシグナチャを明らかにせずに、自分が自分のアイデンティティのRSAシグナチャを知っていることを証明する。RSA公開識別鍵(RSA Public identification key)は、信頼される当局によって配布されるが、「コントローラ(controller)」として知られているエンティティが、その知識を得ずに、RSAシグナチャが宣言されたアイデンティティに一致することを確認する。GQ方法を使用する機構は、「知識の移管(transfer of knowledge)」を行わずに実行する。GQ方法に従って、証人は、信頼される当局が大多数のアイデンティティに署名をするRSA秘密鍵を知らない。

【0004】

【発明が解決しようとする課題】

ここに前述されるGQ技術は、RSA技術を利用する。しかしながら、RSA技術は、真に係数nの因数分解に依存する一方で、この依存は、いわゆるRSA技術を実行するデジタル署名の多様な規格に対する増加的に増加する攻撃に見られるように同等ではなく、実際にはそれはかなり異なっている。

【0005】

【課題を解決するための手段】

GQ2技術の目標は2つの部分を有する。つまり、第1に、RSA技術の性能特徴を改善すること、第2にRSA技術に固有の問題を回避することである。GQ2秘密鍵を知っていることは、係数nの因数分解を知っていることに等価である。三つ組のGQ2に対する攻撃は、係数nの因数分解につながる。このときには等価である。GQ2技術を用いると、署名をする、あるいは自己認証するエンティティにとっての、および監査するエンティティにとっての作業量は削減される。機密保護と性能の両方の点での因数分解の問題をさらにうまく使用することにより、GQ2技術はRSA技術の欠点を回避する。

【0006】

GQ方法は、512ビット以上を備える数のモジュロ計算を実行する。これらの計算は、約 $2^{16} + 1$ 乗まで累乗されたのと実質的に同じ大きさを有する数に関する。現在では、特にバンクカードの分野における既存のマイクロエレクトロニクスインフラストラクチャは、演算コプロセッサを使用しないでモノリシックな自己プログラム可能マイクロプロセッサを利用する。GQ方法などの方法に関係する複数の演算アプリケーションに関する作業量は、一定の場合では、顧客が購入物を支払うためにバンクカードを使用するには不利で

10

20

30

40

50

あることが判明する計算時間につながっている。ここでは、支払カードの安全を高めることを求めて、銀行当局が、特に解決が困難である問題を引き起こしたことを想起することができる。実際、2つの明らかに矛盾する問題が解決されなければならない。つまり、一方では、各カードのますます冗長かつ明瞭なキーを使用することにより安全性を高めつつ、他方では、作業量がユーザにとっての過剰な計算時間につながることを妨げるのである。この問題は、既存のインフラストラクチャおよび既存のマイクロプロセッサ構成要素を考慮に入れることも必要となるため、特に激しくなる。

【0007】

GQ2技術は、安全性を高めつつ、この問題に対する解決策を提供する。

【0008】

10

(方法)

さらに特に、本発明は、コントローラエンティティに対し、あるエンティティの真正性、および/または、このエンティティに関連付けられたメッセージMの完全性とを証明するように設計された方法に関する。

【0009】

この証明は、以下のパラメータまたはこれらのパラメータのすべてまたは一部によって確立される。ここで、パラメータは、

m組の秘密値 Q_1, Q_2, \dots, Q_m および公開値 G_1, G_2, \dots, G_m (m は 1 以上) と、
f 個の素因数 p_1, p_2, \dots, p_f (f は 2 以上) の積によって構成される公関係数 n と、
公開指数 v とである。

20

前記係数、前記指数および前記値は、次のタイプの関係

$G_i \cdot Q_i^v \equiv 1 \pmod{n}$ または $G_i \equiv Q_i^v \pmod{n}$.

によって関連付けられ、

前記指数 v は、

$v = 2^k$

であり、ここで、 k は 1 より大きい機密保護パラメータである。

【0010】

前記公開値 G_i は、 f 個の素因数 p_1, p_2, \dots, p_f より小さい基数 g_i の平方 g_i^2 である。

基数 g_i は、

2つの等式

$x^2 \equiv g_i \pmod{n}$ および $x^2 \equiv -g_i \pmod{n}$

が、モジュロ n の整数環の x について解くことができず、等式

$x^v \equiv g_i^2 \pmod{n}$

が、モジュロ n の整数環の x について解くことができる。

前記方法は、以下のステップにおいて、証人と呼ばれるエンティティを実行する。前記証人エンティティは、 f 個の素因数 p_i および/または素因数のチャイニーズ剰余の、および公関係数 n および/または m 個の秘密値 Q_i のパラメータ、および/または秘密値 Q_i のおよび公開指数 v の $f \cdot m$ 個の構成要素 $Q_{i,j}$ ($Q_{i,j} \equiv Q_i \pmod{p_j}$) を有する。

【0011】

証人は、モジュロ n の整数環のコミットメント R を計算する。各コミットメントを、

40

・ 次のタイプの演算を実行すること

$R \equiv r^v \pmod{n}$

ここで、 r は $0 < r < n$ となるようにランダム値であり、

・ または、

・ ・ 以下のタイプの演算を実行し、

$R_i \equiv r_i^v \pmod{p_i}$

ここで、 r_i は、 $0 < r_i < p_i$ となるように素数 p_i と関連付けられたランダム値であり、

各 r_i は、ランダム値 $\{r_1, r_2, \dots, r_f\}$ の集合体に属し、

・ ・ そして、チャイニーズ剰余法を適用すること

のどちらかによって計算する。

50

【 0 0 1 2 】

証人は、1以上のチャレンジdを受け取る。各チャレンジdは、これ以降初步チャレンジと呼ばれるm個の整数 d_i を備える。証人は、各チャレンジdに基づき、応答Dを、

・以下のタイプの演算を実行すること

$$D = r \cdot Q_1^{d^1} \cdot Q_2^{d^2} \cdot \dots \cdot Q_m^{d^m} \bmod n$$

・または、

・以下のタイプの演算を実行し

$$D_i = r_i \cdot Q_{i,1}^{d^1} \cdot Q_{i,2}^{d^2} \cdot \dots \cdot Q_{i,m}^{d^m} \bmod p_i$$

そして、チャイニーズ剰余法を適用すること

のどちらかによって計算する。

10

該方法は、コミットメントRがあるため、チャレンジdがあるのと同じくらい多くの応答Dがあり、数R, d, Dの各群は{R, d, D}と参照される三つ組を形成する。

【 0 0 1 3 】

(エンティティの真正性の証明の場合)

第1代替実施態様においては、本発明に従った方法は、デモンストレータとして知られているエンティティの真正性をコントローラとして知られているエンティティに対し証明するように設計される。前記デモンストレータエンティティは、証人を備える。前記デモンストレータエンティティおよびコントローラエンティティは、以下のステップを実行する。

・ステップ1のコミットメントRという行為

20

各呼び出しでは、証人は、ここに前記に明記されたプロセスを適用することによって各コミットメントRを計算する。デモンストレータは、コントローラに、各コミットメントRのすべてまたは一部を送信する。

・ステップ2のチャレンジdという行為

コントローラは、各コミットメントRのすべてまたは一部を受け取った後、その数がコミットメントRの数に等しいチャレンジdを作成し、チャレンジdをデモンストレータに送信する。

・ステップ3の応答Dという行為

証人は、前記に明記されたプロセスを適用することによって、チャレンジdから応答Dを計算する。

30

・ステップ4のチェック行為

証人は、コントローラに各応答Dを送信する。

(第1の場合：デモンストレータが各コミットメントRの一部を送信)

デモンストレータが各コミットメントRの一部を送信した場合には、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラは、各チャレンジdおよび各応答Dから再構築されたコミットメントR'を計算し、この再構築されたコミットメントR'が次のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

40

を満たす。

コントローラは、各再構築されたコミットメントR'が、それに送信された各コミットメントRのすべてまたは一部を再現することを確認する。

(第2の場合：デモンストレータが各コミットメントRの全体性を送信)

デモンストレータが各コミットメントRの全体性を送信した場合、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラは、各コミットメントRが、次のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、以下のタイプの関係性

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

50

【 0 0 1 4 】

(メッセージの完全性の証明の場合)

第1代替実施態様と組み合わせることができる第2代替実施態様では、本発明の方法は、コントローラエンティティとして知られているエンティティに対し、デモンストレータエンティティと呼ばれているエンティティに関連付けられたメッセージMの完全性の証拠を提供するように設計される。前記デモンストレータエンティティは、証人を含む。前記デモンストレータエンティティおよびコントローラエンティティは、以下のステップを実行する。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人は、ここに前記に明記されたプロセスを適用することにより、各コミットメントRを計算する。

10

・ステップ2のチャレンジdという行為

証人は、その引数がメッセージMおよび各コミットメントRのすべてまたは一部であるハッシュ関数hを適用し、少なくとも1つのトークンTを計算する。デモンストレータは、トークンTをコントローラに送信する。コントローラは、トークンTを受け取った後に、コミットメントRに数で等しいチャレンジdを作成し、チャレンジdをデモンストレータに送信する。

・ステップ3の応答Dという行為

証人は、前記に明記されたプロセスを適用することによりチャレンジdから応答Dを計算する。

20

・ステップ4のチェック行為

証人は、各応答Dをコントローラに送信する。m個の公開値 G_1, G_2, \dots, G_m を有するコントローラは、各チャレンジdおよび各応答Dから再構築されたコミットメントR'を計算し、この再構築されたコミットメントR'が、次のタイプの関係性

$$R' = G_1^{d1} \cdot G_2^{d2} \cdot \dots \cdot G_m^{dm} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d1} \cdot G_2^{d2} \cdot \dots \cdot G_m^{dm} \bmod n$$

を満たす。

そして、コントローラは、その引数がメッセージMおよび再構築されたR'のすべてまたは一部であるハッシュ関数hを適用し、トークンT'を再構築する。そして、コントローラは、トークンT'が送信されたトークンTと同一であることを確認する。

30

【 0 0 1 5 】

(メッセージのデジタル署名およびその真正性の証明)

前記2つと組み合わせることができる第3代替実施態様においては、本発明1に従った方法が、署名するエンティティとして知られているエンティティによってメッセージMのデジタル署名を作成するように設計される。前記署名エンティティは証人を含む。

【 0 0 1 6 】

(署名動作)

前記署名エンティティは、

メッセージMと、

40

チャレンジdおよび/またはコミットメントRと、

応答Dと

を含む署名済みのメッセージを得るために、署名動作を実行する。

前記署名エンティティは、以下のステップを実行することにより署名動作を実行する。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人は、ここに前記に明記されるプロセスを適用することによって各コミットメントRを計算する。

・ステップ2のチャレンジdという行為

署名関係者は、その引数がメッセージMおよび各コミットメントRであるハッシュ関数hを適用し、バイナリトレインを得る。このバイナリトレインから、署名関係者は、その数

50

がコミットメント R の数に等しいチャレンジ d を抽出する。

・ステップ 3 の応答 D という行為

証人は、前記に明記されたプロセスを適用することによりチャレンジ d から応答 D を計算する。

【 0 0 1 7 】

(チェック動作)

メッセージ M の真正性を証明するため、コントローラと呼ばれるエンティティが、署名済みのメッセージをチェックする。証明済みのメッセージを有する前記コントローラエンティティは、以下のように進むことによってチェック動作を実行する。

・コントローラがコミットメント R、チャレンジ d、応答 D を有する場合

コントローラがコミットメント R、チャレンジ d、応答 D を有する場合には、コントローラは、コミットメント R、チャレンジ d および応答 D が、以下のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、以下のタイプの関係性

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

そして、コントローラは、メッセージ M、チャレンジ d およびコミットメント R がハッシュ関数を満たすことを確認する。

$$d = h(\text{message}, R)$$

・コントローラがチャレンジ d および応答 D を有する場合

コントローラがチャレンジ d および応答 D を有する場合には、コントローラは、各チャレンジ d および各応答 D に基づき、コミットメント R' を再構築し、以下のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または以下のタイプの関係性：

$$R' = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たす。

そして、コントローラは、メッセージ M およびチャレンジ d がハッシュ関数を満たすことを確認する。

$$d = h(\text{message}, R')$$

・コントローラが、コミットメント R および応答 D を有する場合

コントローラが、コミットメント R および応答 D を有する場合には、コントローラは、ハッシュ関数を適用し、d' を再構築する。

$$d' = h(\text{message}, R)$$

そして、コントローラ装置が、コミットメント R、チャレンジ d' および応答 D が、以下のタイプの関係性である

$$R = G_1^{d'^1} \cdot G_2^{d'^2} \cdot \dots \cdot G_m^{d'^m} \cdot D^v \bmod n$$

または、以下のタイプの関係性である

$$R = D^v / G_1^{d'^1} \cdot G_2^{d'^2} \cdot \dots \cdot G_m^{d'^m} \bmod n$$

を満たすことを確認する。

【 0 0 1 8 】

(システム)

本発明は、コントローラサーバに対して、エンティティの真正性、および／または、このエンティティに関連付けられたメッセージ M の完全性を証明するように設計されるシステムにも関する。

この証明は、以下のパラメータまたはこれらのパラメータの派生物のすべてまたは一部によって確立される。ここで、パラメータは、

m 組の秘密値 Q_1, Q_2, \dots, Q_m および公開値 G_1, G_2, \dots, G_m (m は 1 以上) と、

前記 f 個の素因数 p_1, p_2, \dots, p_f (f は 2 以上) の積によって構成される公開係数 n と

、

公開指数 v とである。

前記係数、前記指数および前記値は、以下のタイプの関係

$$G_i \cdot Q_i^v \equiv 1 \pmod{n} \text{ または } G_i \equiv Q_i^v \pmod{n}.$$

によってリンクされる。

前記指数 v は、

$$v = 2^k$$

であり、ここで、 k は、1 より大きい機密保護パラメータである。

前記公開値 G_i は、 f 個の素因数 p_1, p_2, \dots, p_f より小さい基数 g_i の平方 g_i^2 である

。基数 g_i は、2 つの等式

$$x^2 \equiv g_i \pmod{n} \text{ および } x^2 \equiv -g_i \pmod{n}$$

が、モジュロ n の整数環の x について解くことができず、等式

$$x^v \equiv g_i^2 \pmod{n}$$

が、モジュロ n の整数環の x について解くことができる。

【0019】

前記システムは、特に、例えば、マイクロプロセッサベースのバンクカードの形を取るノマッドオブジェクトに含まれる証人装置を含む。証人装置は、 f 個の素因数 p_i および / または素因数のチャイニーズ剰余の、および / または公開係数 n および / または m 個の秘密値 Q_i のパラメータ、および / または秘密値 Q_i および公開指数 v の $f \cdot m$ 個の構成要素 $Q_{i,j}$ ($Q_{i,j} \equiv Q_i \pmod{p_j}$) を含むメモリゾーンを含む。また、証人装置は、

証人装置のこれ以降ランダム値生成手段と呼ばれるランダム値生成手段と、

これ以降証人装置のコミットメント R の計算用手段と呼ばれる計算手段、

を含む。

計算手段は、モジュロ n の整数環でコミットメント R を計算する。各コミットメントを、

・以下のタイプの演算を実行することによって、

$$R \equiv r^v \pmod{n}$$

ここで、 r は、ランダム値生成手段によって作成されるランダム値であり、 r は $0 < r < n$ である。

・または、以下のタイプの演算を実行し、

$$R_i \equiv r_i^v \pmod{p_i}$$

ここで、 r_i は、 $0 < r_i < p_i$ となるように素数 p_i に関連付けられたランダム値であり、各 r_i はランダム値 $\{r_1, r_2, \dots, r_f\}$ の集合体に属し、そしてチャイニーズ剰余法を適用することのどちらかによって、

計算する。

【0020】

証人装置は、

証人装置のチャレンジ d の受信用装置と呼ばれる1以上のチャレンジ d を受け取るための受信手段であって、各チャレンジ d が、初歩チャレンジと呼ばれる m 個の整数 d_i を備える受信手段と、

・以下のタイプの演算を実行することによって、

$$D \equiv r \cdot Q_1^{d_1} \cdot Q_2^{d_2} \cdot \dots \cdot Q_m^{d_m} \pmod{n}$$

・または、以下のタイプの演算を実行し、

$$D_i \equiv r_i \cdot Q_{i,1}^{d_1} \cdot Q_{i,2}^{d_2} \cdot \dots \cdot Q_{i,m}^{d_m} \pmod{p_i}$$

そして、チャイニーズ剰余法を適用することのどちらかによって、

応答 D の各チャレンジ d に基づき、計算用の証人装置の応答 D の計算用手段と呼ばれる計算手段と

を含む。

証人装置は、1以上のコミットメント R および1以上の応答 D を送信するための送信手段も含む。コミットメント R があるので、チャレンジ d と同じくらい多くの応答 D があり、 R, d, D の各群が $\{R, d, D\}$ と参照される三つ組を形成する。

【0021】

(エンティティの真正性の証明の場合)

10

20

30

40

50

第1実施態様では、デモンストレータと呼ばれているエンティティの真正性をコントローラと呼ばれているエンティティに証明するように、本発明に従ったシステムを設計する。前記システムは、それがデモンストレータエンティティと関連付けられたデモンストレータ装置を含んでいる。前記デモンストレータ装置は、相互接続手段によってデモンストレータ装置と相互接続される。それは、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形式などのノマッドオブジェクトの論理マイクロ回路の形を取る。

前記システムは、コントローラエンティティに関連付けられたコントローラ装置も含む。前記コントローラ装置は、特に、端末または遠隔サーバの形を取る。前記コントローラ装置は、特にデータ処理通信網を通して、デモンストレータ装置へのその電氣的、電磁的、光学的、または音響的な接続のための接続手段を含む。

10

【0022】

前記システムは、以下のステップを実行するために使用される。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人装置のコミットメントRの計算の手段が、ここに前記に明記されたプロセスを適用することによって、各コミットメントRを計算する。証人装置は、各コミットメントRのすべてまたは一部を相互接続手段を通してデモンストレータ装置に送信するために、証人装置の送信手段と呼ばれる送信の手段を有する。デモンストレータ装置は、各コミットメントRのすべてまたは一部を接続手段を通してコントローラ装置に送信するために、デモンストレータの送信手段と呼ばれる送信手段も有する。

20

・ステップ2のチャレンジdという行為

コントローラ装置は、コミットメントRのすべてまたは一部を受け取った後、コミットメントRの数に数で等しいチャレンジdの生成のためのチャレンジ生成手段を含む。コントローラ装置は、接続手段を通してデモンストレータにチャレンジdを送信するために、コントローラの送信手段として知られている送信手段も有する。

・ステップ3の応答Dという行為

証人装置のチャレンジdの受信手段は、相互接続手段を通してデモンストレータ装置から着信する各チャレンジdを受信する。証人装置の応答Dの計算手段は、ここに前記に明記されたプロセスを適用することによってチャレンジdから応答Dを計算する。

・ステップ4のチェックという行為

デモンストレータの送信手段は、各応答Dをコントローラに送信する。コントローラは、コントローラ装置の計算手段と呼ばれる計算手段と、コントローラ装置の比較手段と呼ばれる比較手段とを含む。

30

【0023】

(第1の場合：デモンストレータが各コミットメントRの一部を送信)

デモンストレータの送信手段が、各コミットメントRの一部を送信した場合には、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラ装置の計算手段は、各チャレンジdおよび各応答Dから再構築されたコミットメントR'を計算し、この再構築されたコミットメントR'が、以下のタイプの関係

40

$$R' = G_1^{d1} \cdot G_2^{d2} \cdot \dots \cdot G_m^{dm} \cdot D^{v \bmod n}$$

または、次のタイプの関係

$$R' = D^{v / G_1^{d1} \cdot G_2^{d2} \cdot \dots \cdot G_m^{dm} \bmod n}$$

を満たす。

コントローラ装置の比較手段は、それぞれの再構築されたコミットメントR'を受信された各コミットメントRのすべてまたは一部と比較する。

【0024】

(第2の場合：デモンストレータが、各コミットメントRの全体性を送信)

デモンストレータの送信手段が各コミットメントRの全体性を送信した場合には、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラ装置の計算手段および比較手段が、

50

各コミットメント R が次のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

【 0 0 2 5 】

(メッセージの完全性の証明の場合)

第 1 代替実施態様と組み合わせることができる第 2 代替実施態様においては、本発明に従ったシステムは、コントローラとして知られているエンティティに対し、デモンストレータとして知られているエンティティに関連付けられたメッセージ M の完全性の証明を与えるように設計される。前記システムは、それがデモンストレータエンティティに関連付けられたデモンストレータ装置を含んでいる。前記デモンストレータ装置は相互接続手段によって証人装置と相互接続される。前記デモンストレータ装置は、特に、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形などのノマッドオブジェクト内の論理マイクロ回路の形を取りうる。前記システムは、コントローラエンティティに関連付けられたコントローラ装置も含む。前記コントローラ装置は、特に、端末または遠隔サーバの形を取る。前記コントローラ装置は、特にデータ処理通信網を通して、デモンストレータ装置へのその電氣的、電磁的、光学的、または音響的な接続のための接続手段を含む。

【 0 0 2 6 】

前記システムは、以下のステップを実行するために使用される。

・ステップ 1 のコミットメント R という行為

各呼び出しでは、証人装置のコミットメント R の計算手段が、ここに前記に明記されたプロセスを適用することによって各コミットメント R を計算する。証人装置は、相互接続手段を通してデモンストレータ装置に各コミットメント R のすべてまたは一部を送信するために、証人装置の送信手段と呼ばれる送信手段を有する。

・ステップ 2 のチャレンジ d という行為

デモンストレータ装置は、デモンストレータの計算手段と呼ばれる計算手段を含み、その引数がメッセージ M およびコミットメント R のすべてまたは一部であるハッシュ関数 h を適用し、少なくとも 1 つのトークン T を計算する。デモンストレータ装置は、接続手段を通してコントローラ装置へ各トークン T を送信するために、デモンストレータ装置の送信手段として知られる送信手段も含む。コントローラ装置は、トークン T を受信した後、コミットメント R の数に数で等しいチャレンジ d の生成のためのチャレンジ生成手段も有する。コントローラ装置は、接続手段を通してデモンストレータにチャレンジ d を送信するために、これ以降、コントローラの送信手段と呼ばれる送信手段も有する。

・ステップ 3 の応答 D という行為

証人装置のチャレンジ d の受信手段は、相互接続手段を通してデモンストレータ装置から着信する各チャレンジ d を受信する。証人装置の応答 D の計算手段は、ここに前記に明記されたプロセスを適用することによって、チャレンジ d から応答 D を計算する。

・ステップ 4 のチェックという行為

デモンストレータの送信手段は、コントローラに各応答 D を送信する。コントローラ装置は、第 1 に、各チャレンジ d および各応答 D から再構築されたコミットメント R' を計算するために、第 2 に、引数として、メッセージ M および各再構築されたコミットメント R' のすべてまたは一部を有するハッシュ関数 h を適用することによって、トークン T' を計算するために、 m 個の公開値 G_1, G_2, \dots, G_m を有する、これ以降、コントローラ装置の計算手段と呼ばれる計算手段も備え、この再構築されたコミットメント R' が、次のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たす。

コントローラ装置は、計算されたトークン T' を受信されたトークン T と比較するために、これ以降、コントローラ装置の比較手段として知られる比較手段も有する。

【0027】

(メッセージのデジタル署名およびその真正性の証明)

第1の2つの実施態様のどちらかまたは両方と組み合わせることができる第3代替実施態様においては、本発明に従ったシステムは、署名エンティティと呼ばれているエンティティによって、これ以降、署名済みのメッセージとして知られているメッセージ M のデジタル署名を証明するように設計される。署名済みメッセージは、

メッセージ M と、

チャレンジ d および / またはコミットメント R と、

応答 D と

を含む。

【0028】

(署名動作)

前記システムは、それが署名エンティティと関連付けられた署名デバイスを含んでいる。

前記署名デバイスは、相互接続手段によって証人装置と相互接続される。それは、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形などのノマッドオブジェクト内の論理マイクロ回路の形を取りうる。

【0029】

前記システムは、以下のステップを実行するために使用される。

・ステップ1のコミットメント R という行為

各呼び出しでは、証人装置のコミットメント R の計算手段が、ここに前記に明記されたプロセスを適用することによって各コミットメント R を計算する。証人装置は、相互接続手段を通してデモンストレータ装置に各コミットメント R のすべてまたは一部を送信するために、これ以降、証人装置の送信手段と呼ばれる送信手段を有する。

・ステップ2のチャレンジ d という行為

署名デバイスは、これ以降、署名デバイスの計算手段と呼ばれる計算手段を含み、その引数がメッセージ M およびコミットメント R のすべてまたは一部であるハッシュ関数 h を適用し、バイナリトレインを計算し、このバイナリトレインから、その数がコミットメント R の数に等しいチャレンジ d を抽出する。

・ステップ3の応答 D という行為

証人装置のチャレンジ d の受信手段は、相互接続手段を通して署名デバイスから着信する各チャレンジ d を受信する。証人装置の応答 D を計算するための手段は、ここに前記に明記されたプロセスを適用することによって、チャレンジ d から応答 D を計算する。

証人装置は、相互接続手段を通して署名デバイスに応答 D を送信するために、これ以降、証人装置の送信の手段と呼ばれる送信手段を含む。

【0030】

(チェック動作)

メッセージ M の真正性を証明するために、コントローラとして知られているエンティティは、署名済みメッセージをチェックする。

システムは、コントローラエンティティと関連付けられたコントローラ装置を含む。前記コントローラ装置は、特に、端末または遠隔サーバの形を取る。前記コントローラ装置は、特に、データ処理通信網を通して署名デバイスへのその電氣的、電磁的、光学的、または音響の接続のための接続手段を含む。

【0031】

署名エンティティと関連付けられた署名デバイスは、接続手段を通じた署名済みメッセージの、コントローラ装置への送信のための、署名デバイスの送信手段として知られている送信手段を含む。このようにして、コントローラ装置は、

メッセージ M と、

10

20

30

40

50

チャレンジ d および / またはコミットメント R と、
 応答 D と

を含む署名済みのメッセージを有する。

【 0 0 3 2 】

コントローラ装置は、

- これ以降、コントローラ装置の計算手段と呼ばれる計算手段と、
- これ以降、コントローラ装置の比較手段と呼ばれる比較手段と

を含む。

【 0 0 3 3 】

・コントローラ装置がコミットメント R、チャレンジ d、応答 D を有する場合 コントローラ装置がコミットメント R、チャレンジ d、応答 D を有する場合には、コントローラ装置の計算手段および比較手段は、コミットメント R、チャレンジ d および応答 D が、次のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または次のタイプの関係性

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

そして、コントローラ装置の計算手段および比較手段は、メッセージ M、チャレンジ d およびコミットメント R が、ハッシュ関数

$$d = h(\text{message}, R)$$

を満たすことを確認する。

【 0 0 3 4 】

・コントローラ装置が、チャレンジ d および応答 D を有する場合

コントローラがチャレンジ d および応答 D を有する場合には、コントローラは、各チャレンジ d および各応答 D に基づき次のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすコミットメント R' を再構築する。

そして、コントローラが、メッセージ M およびチャレンジ d が以下のハッシュ関数

$$d = h(\text{message}, R')$$

を満たすことを確認する。

【 0 0 3 5 】

・コントローラがコミットメント R および応答 D を有する場合

コントローラが、コミットメント R および応答 D を有する場合には、コントローラ装置の計算手段は、ハッシュ関数を適用し

$$d' = h(\text{message}, R)$$

となるように d' を計算する。

そして、コントローラ装置の計算手段および比較手段は、コミットメント R、チャレンジ d' および応答 D が、次のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

【 0 0 3 6 】

(端末装置)

本発明は、エンティティに関連付けられた端末装置にも関する。端末装置は、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形など、ノマドオブジェクトの形を取る。端末装置は、コントローラサーバに対し、あるエンティティの真正性、および / または、このエンティティに関連付けられたメッセージ M の完全性を

10

20

30

40

50

証明するように設計される。

この証明は、以下のパラメータまたはこれらのパラメータの派生物のすべてまたは一部によって確立される。

m 組の秘密値 Q_1, Q_2, \dots, Q_m および公開値 G_1, G_2, \dots, G_m (m は 1 以上) と、
前記 f 個の素因数 p_1, p_2, \dots, p_f (f は 2 以上) によって構成される公開係数 n と、
公開指数 v とであり、

前記係数、前記指数、および前記値は、次のタイプの関係

$$G_i \cdot Q_i^v \equiv 1 \pmod{n} \text{ または } G_i \equiv Q_i^v \pmod{n}.$$

によって関係付けられる。

前記指数 v は、

$$v = 2^k$$

であり、ここで、 k は、1 より大きい機密保護パラメータである。

前記公開値 G_i は、 f 個の素因数 p_1, p_2, \dots, p_f より小さい基数 g_i の平方 g_i^2 である。
基数 g_i は、

2 つの等式

$$x^2 \equiv g_i \pmod{n} \text{ および } x^2 \equiv -g_i \pmod{n}$$

が、モジュロ n の整数環の x について解くことができず、等式

$$x^v \equiv g_i^2 \pmod{n}$$

が、モジュロ n の整数環の x の中で解くことができる。

前記端末装置は、 f 個の素因数 p_i および / または素因数のチャイニーズ剰余の、および / または公開係数 n および / または m 個の秘密値 Q_i のパラメータ、および / または秘密値 Q_i の、および公開指数 v の $f \cdot m$ 個の構成要素 $Q_{i,j}$ ($Q_{i,j} \equiv Q_i \pmod{p_j}$) を含むメモリゾーンを備える証人装置を含む。

【0037】

証人装置は、

証人装置のランダム値生成手段と呼ばれるランダム値生成手段と、

モジュロ n の整数環のコミットメント R を計算するために、これ以降、証人装置のコミットメント R を計算するために、これ以降、証人装置のコミットメント R のための計算手段と呼ばれる計算手段と

を含む。各コミットメントが、

・以下のタイプの演算を実行することによって、

$$R \equiv r^v \pmod{n}$$

ここで、 r は、ランダム値生成手段によって作成されるランダム値であり、 r は $0 < r < n$ となる。

・または、以下のタイプの演算を実行することによって、

$$R_i \equiv r_i^v \pmod{p_i}$$

ここで、 r_i は、 $0 < r_i < p_i$ となるように、素数 p_i と関連付けられたランダム値であって、各 r_i は、ランダム値生成手段によって生じるランダム $\{r_1, r_2, \dots, r_f\}$ の集合体に属し、そして、チャイニーズ剰余を適用することのどちらかによって、計算される。

【0038】

証人装置は、

1以上のチャレンジ d を受信するために、これ以降、証人装置のチャレンジ d の受信のための主だと呼ばれる受信手段であって、各チャレンジ d が、これ以降初歩チャレンジと呼ばれる m 個の整数 d_i を備える受信手段と、

・以下のタイプの演算を実行すること、

$$D \equiv r \cdot Q_1^{d_1} \cdot Q_2^{d_2} \cdot \dots \cdot Q_m^{d_m} \pmod{n}$$

・または、以下のタイプの演算を実行し、

$$D_i \equiv r_i \cdot Q_{i,1}^{d_1} \cdot Q_{i,2}^{d_2} \cdot \dots \cdot Q_{i,m}^{d_m} \pmod{p_i}$$

そして、チャイニーズ剰余法を適用すること

のどちらかによって、

10

20

30

40

50

応答Dの各チャレンジdに基づく、計算のための証人装置の応答Dの計算のための手段と呼ばれる計算手段と
も含む。

前記証人装置は、1以上のコミットメントRおよび1以上の応答Dを送信するために送信手段も含む。コミットメントRがあるため、チャレンジdと同じくらい多くの応答Dがある。数R, d, Dの各群は、{ R, d, D }と参照される三つ組を形成する。

【0039】

(エンティティの真正性の証明の場合)

第1代替実施態様においては、本発明に従った端末装置は、デモンストレータと呼ばれているエンティティの真正性をコントローラと呼ばれているエンティティに証明するように設計される。

10

前記端末装置は、それがデモンストレータエンティティに関連付けられたデモンストレータ装置を含んでいる。前記デモンストレータ装置は、相互接続手段によってデモンストレータ装置と相互接続している。それは、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサという形などのノマッドオブジェクト内の論理マイクロ回路という形を取りうる。

前記デモンストレータ装置は、特にデータ処理通信網を通して、コントローラエンティティに関連付けられたコントローラ装置へのその電氣的、電磁的、光学的または音響の接続のための接続手段も含む。

【0040】

20

前記コントローラ装置は、特に端末または遠隔サーバの形を取る。

前記コントローラ装置は、以下のステップを実行するために使用される。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人装置のコミットメントRの計算手段が、ここに前記に明記されたプロセスを適用することによって各コミットメントRを計算する。

証人装置は、各コミットメントRのすべてまたは一部を相互接続手段を通してデモンストレータ装置に送信するために、これ以降、証人装置の送信手段と呼ばれる送信手段を有する。デモンストレータ装置は、各コミットメントRのすべてまたは一部をコントローラ装置に送信するために、これ以降、デモンストレータの送信手段と呼ばれる送信手段も有する。

30

・ステップ2および3のチャレンジdという行為および応答Dという行為

証人装置のチャレンジdの受信手段は、コントローラ装置とデモンストレータ装置の間の接続手段を通して、およびデモンストレータ装置と証人装置の間の相互接続手段を通して、コントローラ装置から着信する各チャレンジdを受信する。証人装置の応答Dの計算手段は、ここに前記に明記されるプロセスを適用することにより、チャレンジdから応答Dを計算する。

・ステップ4のチェックという行為

デモンストレータの送信手段は、各応答Dをチェックを実行するコントローラに送信する。

【0041】

40

(メッセージの完全性の証明の場合)

第1代替実施態様と組み合わせることのできる第2代替実施態様においては、本発明に従った端末装置は、コントローラとして知られるエンティティに対し、デモンストレータとして知られるエンティティに関連付けられたメッセージMの完全性の証明を与えるように設計される。前記端末装置は、それがデモンストレータエンティティに関連付けられたデモンストレータ装置を含んでいる。前記デモンストレータ装置は、相互接続手段によって証人装置と相互接続されている。それは、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形などの、ノマッドオブジェクト内の論理マイクロ回路の形を取りうる。前記デモンストレータ装置は、特に、データ処理通信網を通したコントローラエンティティに関連付けられたコントローラ装置へのその電氣的、電磁的、光

50

学的または音響の接続のための接続手段を含む。前記コントローラ装置は、特に、端末または遠隔サーバの形を取る。

【0042】

前記端末装置は、以下のステップを実行するために使用される。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人装置のコミットメントRの計算手段が、ここに前記に明記されたプロセスを適用することによって、各コミットメントRを計算する。証人装置は、相互接続手段を通してデモンストレータ装置に各コミットメントRのすべてまたは一部を送信するために、これ以降、証人装置の送信手段と呼ばれる送信の手段を有する。

・ステップ2および3のチャレンジdという行為および応答Dという行為

デモンストレータ装置は、これ以降、デモンストレータの計算手段と呼ばれる計算手段を含み、その引数が、メッセージMおよび各コミットメントRのすべてまたは一部であるハッシュ関数hを適用し、少なくとも1つのトークンTを計算する。デモンストレータ装置は、コントローラ装置に、接続手段を通して、各トークンTを送信するために、これ以降、デモンストレータ装置の送信手段として知られている送信手段も有する。

前記コントローラは、トークンTを受信した後、コミットメントRの数に等しい数のチャレンジdを作成する。

証人装置のチャレンジdの受信手段は、コントローラ装置とデモンストレータ装置の間の接続手段を通して、およびデモンストレータ装置と証人装置の間の相互接続手段を通して、コントローラ装置から着信する各チャレンジdを受信する。証人装置の応答Dの計算の手段は、ここに前記に明記されたプロセスを適用することによって、チャレンジdから応答Dを計算する。

・ステップ4のチェックという行為

デモンストレータの送信手段は、各応答Dを、チェックを実行するコントローラ装置に送信する。

【0043】

(メッセージのデジタル署名およびその真正性の証明)

第1の2つの実施態様のどちらかまたは両方と組み合わせることのできる第3代替実施態様においては、本発明に従った端末装置が、署名エンティティと呼ばれるエンティティによる、これ以降、署名済みメッセージとして知られるメッセージMのデジタル署名を作成するように設計される。署名済みメッセージは、

メッセージMと、

チャレンジdおよび/またはコミットメントRと、

応答Dと

を含む。

前記端末装置は、それが署名エンティティと関連付けられた署名デバイスを含んでいる。

前記署名デバイスは、相互接続手段によって証人装置と相互接続される。それは、特に、例えば、マイクロプロセッサベースのバンクカード内のマイクロプロセッサの形などの、ノマッドオブジェクト内の論理マイクロ回路の形を取りうる。前記デモンストレータ装置は、データ処理通信網を通したコントローラエンティティと関連付けられたコントローラ装置への、その電氣的、電磁的、光学的、または音響の接続のための接続手段を含む。前記コントローラ装置は、特に、端末または遠隔サーバの形を取る。

【0044】

(署名動作)

前記端末装置は、以下のステップを実行するために使用される。

・ステップ1のコミットメントRという行為

各呼び出しでは、証人装置のコミットメントRの計算の手段が、ここに前記に明記されたプロセスを適用することによって、各コミットメントRを計算する。証人装置は、相互接続手段を通して署名デバイスに各コミットメントRのすべてまたは一部を送信するために、これ以降、証人装置の送信手段と呼ばれる送信の手段を有する。

・ステップ2のチャレンジdという行為

署名デバイスは、これ以降、署名デバイスの計算手段と呼ばれる計算手段を含み、その引数がメッセージMおよび各コミットメントRのすべてまたは一部であるハッシュ関数hを適用し、バイナリトレインを計算し、このバイナリトレインから、その数がコミットメントRの数に等しいチャレンジdを抽出する。

・ステップ3の応答Dという行為

証人装置のチャレンジdの受信のための手段は、相互接続手段を通して署名デバイスから着信する各チャレンジdを受信する。証人装置の応答Dを計算するための手段は、ここに前記に明記されたプロセスを適用することによって、チャレンジdから応答Dを計算する。証人装置は、相互接続手段を通して、署名デバイスに応答Dを送信するために、これ以降、証人装置の送信の手段と呼ばれる送信手段を含む。

10

【0045】

(コントローラ装置)

本発明は、コントローラ装置にも関する。コントローラ装置は、特に、コントローラエンティティに関連付けられた端末または遠隔サーバの形を取る。コントローラ装置は、エンティティの真正性、および/または、このエンティティに関連付けられたメッセージMの完全性をチェックするように設計される。

この証明は、以下のパラメータまたはこれらのパラメータの派生物のすべてまたは一部によって確立される。

m組の公開値 G_1, G_2, \dots, G_m (mは1以上)と、

20

コントローラ装置にとって、および関連付けられたコントローラエンティティにとって未知である前記f個の素因数 p_1, p_2, \dots, p_f (fは2以上)の積によって構成される公開係数nと、

公開指数vと

前記係数、前記指数、および前記値は、次のタイプの関係

$G_i \cdot Q_i^v \equiv 1 \pmod{n}$ または $G_i \cdot Q_i^v \pmod{n}$.

によって関連付けられ、ここで、 Q_i は、公開値 G_i に関連付けられたコントローラ装置にとって未知の秘密値を指定する。

指数vは、

$v = 2^k$

30

であり、ここで、kは、1より大きい機密保護パラメータである。

前記公開値 G_i は、f個の素因数 p_1, p_2, \dots, p_f より小さい基数 g_i の平方 g_i^2 である。

基数 g_i は、

2つの等式

$x^2 \equiv g_i \pmod{n}$ および $x^2 \equiv -g_i \pmod{n}$

が、モジュロnの整数環のxについて解くことができず、

等式

$x^v \equiv g_i^2 \pmod{n}$

が、モジュロnの整数環のxについて解くことができる。

【0046】

40

(エンティティの真正性の証明の場合)

第1代替実施態様においては、本発明に従ったコントローラ装置は、デモンストレータと呼ばれるエンティティおよびコントローラと呼ばれるエンティティの真正性を証明するように設計される。

前記コントローラ装置は、デモンストレータエンティティと関連付けられたデモンストレータ装置への、特にデータ処理通信網を通した、その電氣的、電磁的、光学的、または音響の接続のための接続手段を含む。

前記コントローラ装置は、以下のステップを実行するために使用される。

・ステップ1および2のコミットメントRという行為およびチャレンジdという行為

前記コントローラ装置は、接続手段を通して、デモンストレータ装置から着信するコミッ

50

トメントRのすべてまたは一部の受信のための手段も有する。

コントローラ装置は、各コミットメントRのすべてまたは一部を受信した後、コミットメントRの数に等しい数のチャレンジdの生成のためのチャレンジ生成手段を有し、各チャレンジdは、初歩チャレンジと呼ばれるm個の整数 d_i を備える。

コントローラ装置は、接続手段を通してデモンストレータにチャレンジdを送信するために、コントローラの送信手段と呼ばれる送信手段も有する。

・ステップ3および4の応答Dという行為およびチェック行為

コントローラ装置は、

接続手段を通して、デモンストレータ装置から着信する応答Dの受信のための手段と、

これ以降、コントローラ装置の計算手段と呼ばれる計算手段と、

これ以降、コントローラ装置の比較手段と呼ばれる比較手段と

を含む。

(第1の場合：デモンストレータが各コミットメントRの一部を送信)

デモンストレータの受信手段が各コミットメントRの一部を受信すると、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラ装置の計算手段が、各チャレンジdおよび各応答Dから、再構築されたコミットメントR'を計算し、この再構築されたコミットメントは、次のタイプの関係性

$$R' = G_1^{d_1} \cdot G_2^{d_2} \cdot \dots \cdot G_m^{d_m} \cdot D^v \text{ mod } n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d_1} \cdot G_2^{d_2} \cdot \dots \cdot G_m^{d_m} \cdot \text{ mod } n$$

を満たす。

コントローラ装置の比較手段は、受信された各コミットメントRのすべてまたは一部と、各再構築されたコミットメントR'を比較する。

(第2の場合：デモンストレータが各コミットメントRの全体性を送信)

デモンストレータの送信手段が、各コミットメントRの全体性を送信した場合には、m個の公開値 G_1, G_2, \dots, G_m を有するコントローラ装置の計算手段および比較手段が、各コミットメントRが、次のタイプの関係性

$$R = G_1^{d_1} \cdot G_2^{d_2} \cdot \dots \cdot G_m^{d_m} \cdot D^v \text{ mod } n$$

または、次のタイプの関係性

$$R = D^v / G_1^{d_1} \cdot G_2^{d_2} \cdot \dots \cdot G_m^{d_m} \cdot \text{ mod } n$$

を満たすことを確認する。

【0047】

(メッセージの完全性の証明の場合)

第1代替実施態様と結び付けることができる第2代替実施態様においては、本発明に従ったコントローラ装置が、コントローラとして知られるエンティティに対し、デモンストレータとして知られているエンティティと関連付けられたメッセージMの完全性の証明を与えるように設計される。

前記コントローラ装置は、特にデータ処理通信網を通した、デモンストレータエンティティと関連付けられたデモンストレータ装置へのその電氣的、電磁的、光学的、または音響の接続のための接続手段を含む。

前記システムは、以下のステップを実行するために使用される。

・ステップ1および2のコミットメントRという行為およびチャレンジdという行為

前記コントローラ装置は、接続手段を通してデモンストレータ装置から着信するトークンTの受信のための手段も有する。コントローラ装置は、トークンTを受信した後、コミットメントRの数に数で等しいチャレンジdの生成のためのチャレンジ生成手段を有し、各チャレンジdは、呼び出された初歩チャレンジの後にここにm個の整数 d_i を備える。コントローラ装置は、接続手段を通してデモンストレータへチャレンジdを送信するために、これ以降、コントローラの送信手段と呼ばれる送信手段も有する。

・ステップ3および4の応答Dという行為およびチェック行為

コントローラ装置は、接続手段を通してデモンストレータ装置から着信する応答Dの受信

10

20

30

40

50

のための手段も含む。前記コントローラ装置は、第1に、各チャレンジdおよび各応答Dから再構築されたコミットメントR'を計算するために、および第2に、メッセージMおよび各再構築されたコミットメントR'のすべておよび一部として有するハッシュ関数hを適用することによってトークンT'を計算するために、m個の公開値 G_1, G_2, \dots, G_m を有する、これ以降、コントローラ装置の計算手段と呼ばれる計算手段も含み、この再構築されたコミットメントR'は、次のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

$$R' = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たす。

10

コントローラ装置は、計算されたトークンT'を受信されたトークンTと比較するために、これ以降、コントローラ装置の比較手段と呼ばれる比較手段も有する。

【0048】

(メッセージのデジタル署名およびその真正性の証明)

第1の2つの実施態様のどちらか、または両方と組み合わせることのできる第3代替実施態様のいでは、本発明に従ったコントローラ装置は、コントローラと呼ばれるエンティティによって署名済みのメッセージをチェックすることによって、メッセージMの真正性を証明するように設計される。

ハッシュ関数h(メッセージ, R)を有する署名エンティティに関連付けられた署名デバイスによって送信される署名済みメッセージは、

20

メッセージMと、

チャレンジdおよび/またはコミットメントRと、

応答Dと

を含む。

【0049】

(チェック動作)

前記コントローラ装置は、署名エンティティに関連付けられた署名デバイスへの、特にデータ処理通網を通した、その電氣的、電磁的、光学的または音響の接続のための接続手段を備える。前記コントローラ装置は、接続手段を通して、署名済みメッセージを、署名されたデバイスから受信する。

30

コントローラ装置は、

コントローラ装置の計算手段と呼ばれる計算手段と、

コントローラ装置の比較手段と呼ばれる比較手段と

を含む。

・コントローラ装置が、コミットメントR、チャレンジd、応答Dを有する場合

コントローラがコミットメントR、チャレンジd、応答Dを有する場合、コントローラ装置の計算手段および比較手段は、コミットメントR、チャレンジdおよび応答Dが、次のタイプの関係性

$$R = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

または、次のタイプの関係性

40

$$R = D^v / G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \bmod n$$

を満たすことを確認する。

そして、監査デバイスの計算手段および比較手段は、メッセージM、チャレンジdおよびコミットメントRが、ハッシュ関数

$$d' = h(\text{message}, R)$$

を満たすことを確認する。

・コントローラ装置がチャレンジdおよび応答Dを有する場合

コントローラ装置が、チャレンジdおよび応答Dを有する場合には、コントローラの計算手段は、各チャレンジdおよび各応答Dに基づいて、次のタイプの関係性

$$R' = G_1^{d^1} \cdot G_2^{d^2} \cdot \dots \cdot G_m^{d^m} \cdot D^v \bmod n$$

50

または、次のタイプの関係性

$$R' = D^v / G_1^{d'1} \cdot G_2^{d'2} \cdot \dots \cdot G_m^{d'm} \cdot \text{mod } n$$

を満たすコミットメント R' を計算する。

そして、コントローラ装置の計算手段および比較手段は、メッセージ M およびチャレンジ d が、ハッシュ関数

$$d = h(\text{message}, R')$$

を満たすのを確認する。

・コントローラ装置がコミットメント R および応答 D を有する場合

コントローラ装置が、コミットメント R および応答 D を有する場合、コントローラ装置の計算手段は、ハッシュ関数を適用し、

$$d = h(\text{message}, R)$$

となるように、 d' を計算する。

そして、コントローラ装置の計算手段および比較手段は、コミットメント R 、チャレンジ d' および応答 D が、次のタイプの関係性

$$R = G_1^{d'1} \cdot G_2^{d'2} \cdot \dots \cdot G_m^{d'm} \cdot D^v \cdot \text{mod } n$$

または、次のタイプの関係性

$$R = D^v / G_1^{d'1} \cdot G_2^{d'2} \cdot \dots \cdot G_m^{d'm} \cdot \text{mod } n$$

を満たすのを確認する。

【0050】

(説明)

GQ技術の目標を想起することができる。つまり、それはメッセージのデジタル署名だけではなくエンティティおよび関連付けられたメッセージの動的認証である。

【0051】

GQ技術の標準バージョンは、RSA技術を利用する。しかしながら、RSA技術は、真に因数分解に依存するが、この依存は、RSA技術を実行しているデジタル署名の多様な規格に対するいわゆる倍数的に増加する攻撃に見られるように、同等ではなく、実際にはかなりそれと異なっている。

【0052】

GQ2技術という文脈では、本発明のこの部分は、さらに明確には動的認証およびデジタル署名という文脈でのGQ2鍵の集合の使用に関する。GQ2技術はRSA技術を使用しない。目標は2つの部分を有する。つまり、第1に、RSA技術に関して性能を改善し、第2にRSA技術に固有の問題を妨げることである。GQ2秘密鍵は、係数 n の因数分解である。GQ2三つ組に対する攻撃は、係数 n の因数分解に相当する。このときには同等がある。GQ2技術を使用すると、署名をするエンティティまたは認証されるエンティティ、およびチェックを行うエンティティの両方にとっての作業量が削減される。機密保護および性能という点での、因数分解の問題の改善された使用を通して、GQ2技術はRSA技術に匹敵する。

【0053】

GQ2技術は、1より大きい1以上の小さな整数、例えば、基数と呼ばれ、 g_i と参照される m 個の小さい整数 ($m \geq 1$) を使用する。基数は $m > 1$ で g_i から g_m で固定されるため、公開鍵 $\langle v, n \rangle$ が、以下のように選択される。公開認証指数 v は 2^k であり、ここで、 k は $1 \leq k \leq 2$ を上回る小さい整数である。公関係数 n は、基数より大きい少なくとも2つの素因数、例えば p_i によって $p_1 \dots p_f$ から参照される f 個の素因数 ($f \geq 2$) の積である。 f 個の素因数は、公関係数 n が、 g_1 から g_m 個の基数のそれぞれに関して以下の特性を有するように選択される。

第1に、等式(数1)および(数2)は、モジュロ n の整数環の x について解くことができない。つまり、 g_i および $? g_i$ は2つの非平方剰余 ($\text{mod } n$) である。

【数1】

10

20

30

40

$$x^2 \equiv g_i \pmod{n}$$

【数 2】

$$x^2 \equiv -g_i \pmod{n}$$

第 2 に、等式 (数 3) は、モジュロ n の整数環の x について解くことができる。

【数 3】

$$x^{2^k} \equiv g_i^{2^k} \pmod{n}$$

10

【0054】

公開認証鍵 $\langle v, n \rangle$ は、 $m-1$ で g_1 から g_m の基数に従って固定されているため、各基数 g_i が公開値 G_i と秘密値 Q_i を備える値 G, Q の組を決定する。 m 組の参照された G_1, Q_1 から G_m, Q_m を指定する。公開値 G_i は、基数 g_i の平方である。つまり、 $G_i = g_i^2$ を指定する。秘密値 Q_i は、等式 (数 3) に対する解の 1 つであるか、さもなければこのような解の逆数 (mod n) である。

【0055】

ちょうど係数 n が f 個の素数に分解されるように、モジュロ n の整数環は $CG(p_1)$ から $CG(p_f)$ という f 個のガロア体 (Galois field) に分解される。ここに $CG(p_j)$ での等式 (数 1)、(数 2)、および (数 3) の投射がある。

20

【数 4】

$$x^2 \equiv g_i \pmod{p_j}$$

【数 5】

$$x^2 \equiv -g_i \pmod{p_j}$$

30

【数 6】

$$x^{2^k} \equiv g_i^{2^k} \pmod{p_j}$$

【0056】

各秘密値 Q_i は、素因数あたり 1 個ずつ f 個の秘密構成要素によって一意に表すことができる。 $Q_{i,j} = Q_i \pmod{p_j}$ 。各秘密構成要素 $Q_{i,j}$ は等式 (数 6) に対する解であるか、またはさもなければこのような解の逆数 (mod p_j) である。各等式 (数 6) に対するすべての考えられる解が計算された後に、チャイニーズ剰余技法が、等式 (数 3) に対するすべての考えられる解を得るために $Q_{i,1}$ から $Q_{i,f} : Q_i$ という f 個の構成要素 = チャイニーズ剰余 ($Q_{i,1}, Q_{i,2}, \dots, Q_{i,f}$) に基づき、秘密値 Q_i ごとにすべての考えられる値をセットアップする。

40

【0057】

以下は、チャイニーズ剰余技法である。 $0 < a < b$ となるように相互に素数 a と b である 2 つの正の整数、および 0 から $a-1$ の X_a および 0 から $b-1$ の X_b という 2 つの構成要素があるとする。 $X_a = X \pmod{a}$ および $X_b = X \pmod{b}$ となるように、 $X = \text{チャイニーズ剰余}(X_a, X_b)$ 、つまり 0 から $a \cdot b - 1$ の一意の X を決定することが必要とされる。以下は、チャイニーズ剰余パラメータである。つまり、 $\{b \pmod{a}\}^{-1} \pmod{a}$ 。以下はチャイニーズ剰余演算である。つまり、 $X_b \pmod{a}$ 、 $= X_a$ 、 $=$ が負である場合には、 $= +a$ と、 $=$ (mod a)

50

)と、 $X = \dots b + X_b$ とに置換する。

【0058】

素因数が最小の p_1 から大きい方の p_f へと昇順で並べられるとき、チャイニーズ剰余パラメータは以下となることがある(それらの $f-1$ がある、つまり素因数より1少ない)。第1チャイニーズ剰余パラメータは、 $\{p_2 \pmod{p_1}\}^{-1} \pmod{p_1}$ である。第2チャイニーズ剰余パラメータは $\{p_1 \cdot p_2 \pmod{p_3}\}^{-1} \pmod{p_3}$ である。 i 番目のチャイニーズ剰余パラメータは、 $\{p_1 \cdot p_2 \cdot \dots p_{i-1} \pmod{p_i}\}^{-1} \pmod{p_i}$ である。等々。最後に、 $f-1$ 個のチャイニーズ剰余演算で第1結果($\pmod{p_2}$ に p_1 をかける)が第1パラメータで得られてから、第2結果($\pmod{p_1 \cdot p_2}$ に p_3 をかける)が第2パラメータで得られ、結果($\pmod{p_1 \cdot \dots p_{f-1}}$ に p_f をかける)、すなわち(\pmod{n})が得られまで等々である。

10

【0059】

秘密鍵GQ2の多様な性質を表す、秘密鍵GQ2のいくつかの考えられる描写がある。多様な描写は同等であることが判明する。つまり、それらはすべて、真の秘密GQ2件である係数 n の因数分解の知識に相当する。描写が真に署名エンティティまたは自己認証エンティティの動きに影響を及ぼすのであれば、それはコントローラエンティティの動きには影響を及ぼさない。

ここに、GQ2秘密鍵の考えられる3つの主要な描写がある。

1) GQ技術での標準表記は、 m 個の秘密値 Q_i と公開認証鍵 $\langle v, n \rangle$ の記憶から成り立つ。GQ2においては、この描写には、以下の2つが匹敵する。2) 作業量という点での最適表記は、公開指数 v 、 f 個の素因数 p_j 、 $m \cdot f$ 個の秘密構成要素 $Q_{i,j}$ およびチャイニーズ剰余の $f-1$ 個のパラメータを記憶することにある。3) 秘密鍵サイズという点での最適表記は、公開指数 v 、 m 個の基数 g_i および f 個の素因数 p_j を記憶すること、そして、 m 個の秘密値 Q_i および係数 n をセットアップして、第1描写に戻るか、またはさもなければ $m \cdot f$ 個の秘密構成要素 $Q_{i,j}$ およびチャイニーズ剰余の $f-1$ 個のパラメータをセットアップして第2描写に戻るかのどちらかによって各使用を開始することにある。

20

【0060】

署名または自己認証エンティティは、すべて同じ基数を使用できる。それ以外に示されていない限り、 g_1 から g_m の m 個の基数は、有利なことに m 個の第1素数となることがある。

30

【0061】

動的認証機構またはデジタル署名機構の機密保護は係数の分解の知識に同等であるため、GQ2技術は同じ係数を使用する2つのエンティティを単に区別するために使用することはできない。一般的に、それ自体を認証するまたは署名する各エンティティは専用のGQ2係数を有する。しかしながら、4つの素因数でGQ2係数を指定することは可能であり、その内の2つはあるエンティティによって知られており、他の2つは別のエンティティによって知られている。

【0062】

ここでは、 $k=6$ が $v=64$ を示し、 $m=3$ が3つの基数、 $g_1=3$ 、 $g_2=5$ および、 $g_3=7$ を示し、 $f=3$ 、つまり2つが3($\pmod{4}$)に一致し、1つが5($\pmod{8}$)に一致する3つの素因数を含む係数であるGQ2鍵の第1集合がある。 $g=2$ が、5($\pmod{8}$)に一致する素因数と相容れないことを注意しなければならない。

40

$p_1 = 03CD2F4F21E0EAD60266D5CFCEBB6954683493E2E833$

$p_2 = 0583B097E8D8D777BAB3874F2E76659BB614F985EC1B$

$p_3 = 0C363CD93D6B3FEC78EE13D7BE9D84354B8FDD6DA1FD$

$n = p_1 \cdot p_2 \cdot p_3 = FFF81CEA149DCF2F72EB449C57247$

50

4 2 F E 2 A 3 6 3 0 D 9
 0 2 C C 0 0 E A F E E 1 B 9 5 7 F 3 B D C 4 9 B E 9 C B D 4 D 9 4 4 6 7 B 7 2 A
 F 2 8 C F B B 2 6 1 4 4

C D F 4 B B D B A 3 C 9 7 5 7 8 E 2 9 C C 9 B B E E 8 F B 6 D D D D

$Q_{1,1} = 0 2 7 9 C 6 0 D 2 1 6 6 9 6 C D 6 F 7 5 2 6 E 2 3 5 1 2 D A E 0 9 0 C F$
 F 8 7 9 F D D E

$Q_{2,1} = 7 C 9 7 7 F C 3 8 F 8 4 1 3 A 2 8 4 E 9 C E 4 E D E F 4 A E F 3 5 B F 7$
 7 9 3 B 8 9

$Q_{3,1} = 6 F B 3 B 9 C O 5 A 0 3 D 7 C A D A 9 A 3 4 2 5 5 7 1 E F 5 E C C 5 4 D$
 7 A 7 B 6 F

10

$Q_{1,2} = 0 3 8 8 E C 6 A A 1 E 8 7 6 1 3 D 8 3 2 E 2 B 8 0 E 5 A E 8 C 1 D F 2 E$
 7 4 B F F 5 0 2

$Q_{2,2} = 0 4 7 9 2 C E 7 0 2 8 4 D 1 6 E 9 A 1 5 8 C 6 8 8 A 7 B 3 F E A F 9 C 4$
 0 0 5 6 4 6 9 E

$Q_{3,2} = F D C 4 A 8 E 5 3 E 1 8 5 A 4 B A 7 9 3 E 9 3 B E E 5 C 6 3 6 D A 7 3 1$
 B D C A 4 E

$Q_{1,3} = 0 7 B C 1 A B 0 4 8 A 2 E A F D A B 5 9 B D 4 0 C C F 2 F 6 5 7 A D 8 A$
 6 B 5 7 3 B D E

$Q_{2,3} = 0 A E 8 5 5 1 E 1 1 6 A 3 A C 0 8 9 5 6 6 D F D B 3 A E 0 0 3 C F 1 7 4$
 F C 4 E 4 8 7 7

20

$Q_{3,3} = 0 1 6 8 2 D 4 9 0 0 4 1 9 1 3 A 4 E A 5 B 8 0 D 1 6 B 6 8 5 E 4 A 6 D D$
 8 8 0 7 0 5 0 1

$Q_1 = D 7 E 1 C A F 2 8 1 9 2 C E D 6 5 4 9 F F 4 5 7 7 0 8 D 5 0 A 7 4 8 1 5 7$
 2 D D 5 F 2 C 3 3 5 D 8

C 6 9 E 2 2 5 2 1 B 5 1 0 B 6 4 4 5 4 F B 7 A 1 9 A E C 8 D 0 6 9 8 5 5 5 8 E 7
 6 4 C 6 9 9 1 B 0 5 F C 2 A

C 7 4 D 9 7 4 3 4 3 5 A B 4 D 7 C F 0 F F 6 5 5 7

$Q_2 = C B 1 E D 6 B 1 D D 6 4 9 B 8 9 B 9 6 3 8 D C 3 3 8 7 6 C 9 8 A C 7 A F 6$
 8 9 E 9 D 1 3 5 9 E 4

D B 1 7 5 6 3 B 9 B 3 D C 5 8 2 D 5 2 7 1 9 4 9 F 3 D B A 5 A 7 0 C 1 0 8 F 5 6
 1 A 2 7 4 4 0 5 A 5 C B 8

30

8 2 2 8 8 2 7 3 A D E 6 7 3 5 3 A 5 B C 3 1 6 C 0 9 3

$Q_3 = 0 9 A A 6 F 4 9 3 0 E 5 1 A 7 0 C C D F A 7 7 4 4 2 B 1 0 7 7 0 D D 1 C D$
 7 7 4 9 0 E 3 3 9 8 A

A D 9 D C 5 0 2 4 9 C 3 4 3 1 2 9 1 5 E 5 5 9 1 7 A 1 E D 4 D 8 3 A A 3 D 6 0 7
 E 3 E B 5 C 8 B 1 9 7

6 9 7 2 3 8 5 3 7 F E 7 A 0 1 9 5 C 5 E 8 3 7 3 E B 7 4 D

【 0 0 6 3 】

以下は、 $k = 9$ 、すなわち $v = 5 1 2$ 、 $m = 2$ 、すなわち 2 つの基数、 $g_1 = 2$ と $g_2 = 3$ 、
 および $f = 3$ が $3 \pmod{4}$ に一致する 3 つの素因数を含む係数を示す G Q 2 鍵の
 第 2 集合である。

40

$p_1 = 0 3 8 5 2 1 0 3 E 4 0 C D 4 F 0 6 F A 7 B A A 9 C C 8 D 5 B C E 9 6 E 3 9$
 8 4 5 7 0 C B

$p_2 = 0 6 2 A C 9 E C 4 2 A A 3 E 6 8 8 D C 2 B C 8 7 1 C 8 3 1 5 C B 9 3 9 0 8$
 9 B 6 1 D D 7

$p_3 = 0 B C A D E C 2 1 9 F 1 D F B B 8 A B 5 F E 8 0 8 A 0 F F C B 5 3 4 5 8 2$
 8 4 E D 8 E 3

$n = p_1 \cdot p_2 \cdot p_3 = F F F F 5 4 0 1 E C D 9 E 5 3 7 F 1 6 7 A 8 0 C 0 A 9 1 1 1$
 9 8 6 F 7 A 8 E B A 4 D

6 6 9 8 A D 6 8 F F 6 7 0 D E 5 D 9 D 7 7 D F F 0 0 7 1 6 D C 7 5 3 9 F 7 C B B

50

C F 9 6 9 E 7 3 A 0 C 4 9

7 6 1 B 2 7 6 A 8 E 6 B 6 9 7 7 A 2 1 D 5 1 6 6 9 D 0 3 9 F 1 D 7

$Q_{1,1} = 0 2 6 0 B C 7 2 4 3 C 2 2 4 5 0 D 5 6 6 B 5 C 6 E F 7 4 A A 2 9 F 2 B 9$
 2 7 A F 6 8 E 1

$Q_{2,1} = 0 3 2 6 C 1 2 F C 7 9 9 1 E C D C 9 B B 8 D 7 C 1 C 4 5 0 1 B E 1 B A E$
 9 4 8 5 3 0 0 E

$Q_{1,2} = 0 2 D 0 B 4 C C 9 5 A 2 D D 4 3 5 D 0 E 2 2 B F B B 2 9 C 5 9 4 1 8 3 0$
 6 F 6 C D 0 0 A

$Q_{2,2} = 0 4 5 E C B 8 8 1 3 8 7 5 8 2 E 7 C 5 5 6 8 8 7 7 8 4 D 2 6 7 1 C A 1 1$
 8 E 2 2 F C F 2

$Q_{1,3} = B 0 C 2 B 1 F 8 0 8 D 2 4 F 6 3 7 6 E 3 A 5 3 4 E B 5 5 5 E F 5 4 E 6 A$
 E F 5 9 8 2

$Q_{2,3} = 0 A B 9 F 8 1 D F 4 6 2 F 5 8 A 5 2 D 9 3 7 E 6 D 8 1 F 4 8 F F A 4 A 8$
 7 A 9 9 3 5 A B

$Q_1 = 2 7 F 7 B 9 F C 8 2 C 1 9 A C A E 4 7 F 3 F E 9 5 6 0 C 3 5 3 6 A 7 E 9 0$
 F 8 C 3 C 5 1 E 1 3 C

3 5 F 3 2 F D 8 C 6 8 2 3 D F 7 5 3 6 8 5 D D 6 3 5 5 5 D 2 1 4 6 F C D B 9 B 2
 8 D A 3 6 7 3 2 7 D D 6

E D D A 0 9 2 D 0 C F 1 0 8 D 0 A B 7 0 8 4 0 5 D A 4 6

$Q_2 = 2 3 0 D 0 B 9 5 9 5 E 5 A D 3 8 8 F 1 F 4 4 7 A 6 9 9 1 8 9 0 5 E B F B 0$
 5 9 1 0 5 8 2 E 5 B A 6 4

9 C 9 4 B 0 B 2 6 6 1 E 4 9 D F 3 C 9 B 4 2 F E F 1 F 3 7 A 7 9 0 9 B 1 C 2 D D
 5 4 1 1 3 A C F 8 7 C 6

F 1 1 F 1 9 8 7 4 D E 7 D C 5 D 1 D F 2 A 9 2 5 2 D

【 0 0 6 4 】

(動的認証)

動的認証機構は、コントローラとして知られているエンティティに対し、考えられる関連付けられたメッセージMの真正性だけでなく、デモンストレータとして知られているエンティティの真正性も証明し、その結果、コントローラは、それが真にデモンストレータであり、場合によっては唯一のデモンストレータである旨、およびデモンストレータが真に同じメッセージMを話している旨を確信できる。関連付けられたメッセージMはオプションである。つまり、それは空である可能性がある。

【 0 0 6 5 】

動的認証機構は、4つの行動のシーケンスである。つまり、コミットメントという行為と、チャレンジという行為と、応答という行為と、チェックという行為とである。デモンストレータは、コミットメントおよび応答という行為を達成する。コントローラは、チャレンジおよび管理という行為を達成する。

【 0 0 6 6 】

デモンストレータの中では、デモンストレータの最も要注意なパラメータおよび機能、つまりコミットメントおよび応答の作成を隔離するために、証人を隔離することが可能である。証人はパラメータkおよび秘密鍵GQ2、つまりここに前記に参照された3つの描写の内の1つに従った係数nの因数分解を有する。つまり、・f個の素因数およびm個の基数と、・m・f個の秘密構成要素と、f個の素因数およびチャイニーズ剰余のf-1個のパラメータと、・m個の秘密値および係数nとである。

【 0 0 6 7 】

証人は、例えば、・デモンストレータ全体を形成するPCに接続されているチップカード、または再び、・PC内で特別に保護されているプログラム、または再び、・スマートカード内で特別に保護されているプログラムなどの部分的な実施態様に対応することができる。そして、このようにして隔離された証人は、署名関係者内でここに以下に定義される証人に類似している。機構の実行のたびに、証人は、1以上のコミットメントRを作成し

10

20

30

40

50

てから、チャレンジ d と同じくらい多くの応答 D を作成する。各集合 $\{R, d, D\}$ は、 $GQ2$ 三つ組である。

【0068】

証人を備えることとは別に、デモンストレータは、必要な場合、ハッシュ関数およびメッセージ M も有する。

【0069】

コントローラは、係数 n およびパラメータ k と m を有する。必要な場合には、それは同じハッシュ関数およびメッセージ M' も有する。コントローラは、任意のチャレンジ d および任意の応答 D からコミットメント R' を再構築することができる。パラメータ k および m がコントローラに知らせる。逆に表示できない場合には、 g_1 から g_m の m 個の基数が m 個の第1素因数である。各チャレンジ d は、基数ごとに1つ、 d_1 から d_m と参照される m 個の初歩チャレンジを有さなければならない。 d_1 から d_m と参照されるこの初歩チャレンジは、0 から $2^{k-1} - 1$ ($v/2$ から $v - 1$ の値は使用されていない) という値を取りうる。典型的には、各チャレンジは、 m かける $k - 1$ ビットで (m かける k ビットではなく) で符号化される。例えば、 $k = 6$ および $m = 3$ ならびに基数 3, 5、および 7 では、各チャレンジが 2 バイトで 15 ビットを送信させる。 $k = 9$, $m = 2$ および基数 2 と 3 では、各チャレンジは 2 バイトで 16 ビットを送信させる。 $(k - 1) \cdot m$ 個の考えられるチャレンジも可能であるとき、値 $(k - 1) \cdot m$ が、各 $GQ2$ 三つ組によって提供される機密保護を決定する。つまり、定義により、係数 n の因数分解を知らない詐称者は、まさに $2^{(k-1) \cdot m}$ に 1 回の成功の確率を有する。 $(k - 1) \cdot m$ が 15 から 20 に等しいとき、動的認証に妥当に備えるためには1つの三つ組で十分である。任意の機密保護レベルを達成するには、三つ組を平行して作成することができる。また、連続して作成する、つまり機構の実行を繰り返すことも可能である。

【0070】

1) コミットメントという行為は、以下の動作を備える。

証人が Q_1 から Q_m の m 個の秘密値、および係数 n を有するとき、それは1以上のランダム値 r ($0 < r < n$) をランダムにかつ秘密裏に引き出す。それから k 回の連続二乗 ($\text{mod } n$) 演算により、それは各ランダム値 r をコミットメント R に変換する。

$$R = r^v (\text{mod } n)$$

ここに、 $k = 6$ での鍵の第1集合の例がある。

$r = B8AD426C1A10165E94B894AC2437C1B1797EF562CFA53A4AF8$

$43131FF1C89CFDA131207194710EF9C010E8F09C60D9815121981260$

$919967C3E2FB4B4566088E$

$R = FFD736B666F41FB771776D9D50DB7CDF03F3D976471B25C56$

$D3AF07BE692CB1FE4EE70FA77032BEC8411B813B4C21210C6B04$

$49CC4292E5DD2BDB00828AF18$

【0071】

証人が、 p_1 から p_f まで f 個の素因数、および $m \cdot f$ 個の秘密構成要素 Q_{ij} を有するとき、それはランダムに、および秘密裏に、 f 個のランダム値の1以上の集合体を引き出す。

各集合体は、素因数 p_i ($0 < r_i < p_i$) ごとに1つのランダム値 r_i を有する。それから、 $(\text{mod } p_i)$ を二乗する k 回の連続演算によって、それは各ランダム値 r_i をコミットメント R_i の構成要素に変換する。

$$R_i = r_i^v (\text{mod } p_i)$$

ここに、 $k = 9$ での鍵の第2集合の例がある。

$r_1 = B0418EABEBADF0553A28903F74472CD49DD8C82D86$

$R_1 = 0\ 2\ 2\ B\ 3\ 6\ 5\ F\ 0\ B\ E\ A\ 8\ E\ 1\ 5\ 7\ E\ 9\ 4\ A\ 9\ D\ E\ B\ 0\ 5\ 1\ 2\ 8\ 2\ 7\ F\ F\ D\ 5\ 1\ 4\ 9\ 8\ 8\ 0\ F\ 1$
 $r_2 = 7\ 5\ A\ 8\ D\ A\ 8\ F\ E\ 0\ E\ 6\ 0\ B\ D\ 5\ 5\ D\ 2\ 8\ A\ 2\ 1\ 8\ E\ 3\ 1\ 3\ 4\ 7\ 7\ 3\ 2\ 3\ 3\ 9\ F\ 1\ D\ 6\ 6\ 7$
 $R_2 = 0\ 5\ 7^E\ 4\ 3\ A\ 2\ 4\ 2\ C\ 4\ 8\ 5\ F\ C\ 2\ 0\ D\ E\ E\ F\ 2\ 9\ 1\ C\ 7\ 7\ 4\ C\ F\ 1\ B\ 3\ 0\ F\ 0\ 1\ 6\ 3\ D\ E\ C\ 2$
 $r_3 = 0\ D\ 7\ 4\ D\ 2\ B\ D\ A\ 5\ 3\ 0\ 2\ C\ F\ 8\ B\ E\ 2\ F\ 6\ D\ 4\ 0\ 6\ 2\ 4\ 9\ D\ 1\ 4\ 8\ C\ 6\ 9\ 6\ 0\ A\ 7\ D\ 2\ 7$
 $R_3 = 0\ 6^E\ 1\ 4\ C\ 8\ F\ C\ 4\ D\ D\ 3\ 1\ 2\ B\ A\ 3\ B\ 4\ 7\ 5\ F\ 1\ F\ 4\ 0\ C\ F\ 0\ 1\ A\ C\ E\ 2\ A\ 8\ 8\ D\ 5\ B\ B\ 3\ C$

10

【0072】

f個のコミットメント構成要素の集合体ごとに、証人は、チャイニーズ剰余の儀容に従ってコミットメントをセットアップする。ランダム値の集合体と同じくらい多くのコミットメントがある。

$R = \text{チャイニーズ剰余}(R_1, R_2, \dots, R_j)$

$R = 2\ 8\ A\ A\ 7\ F\ 1\ 2\ 2\ 5\ 9\ B\ F\ B\ A\ 8\ 1\ 3\ 6\ 8\ E\ B\ 4\ 9\ C\ 9\ 3\ E\ E\ A\ B\ 3\ F\ 3\ E\ C\ 6\ B\ F\ 7\ 3\ B\ 0\ E\ B\ D\ 7$

$D\ 3\ F\ C\ 8\ 3\ 9\ 5\ C\ F\ A\ 1\ A\ D\ 7\ F\ C\ 0\ F\ 9\ D\ A\ C\ 1\ 6\ 9\ A\ 4\ F\ 6\ F\ 1\ C\ 4\ 6\ F\ B\ 4\ C\ 3\ 4\ 5\ 8\ D\ 1\ E\ 3\ 7\ C\ 9$

$9\ 1\ 2\ 3\ B\ 5\ 6\ 4\ 4\ 6\ F\ 6\ C\ 9\ 2\ 8\ 7\ 3\ 6\ B\ 1\ 7\ B\ 4\ B\ A\ 4\ A\ 5\ 2\ 9$

20

【0073】

両方の場合で、デモンストレータは、コントローラに各コミットメントRのすべてまたは一部、あるいは各コミットメントRをハッシュ化することによって得られる少なくとも1つのハッシュコードHおよび1つのメッセージMを送信する。

【0074】

2) チャレンジという行為は、ランダムに、それぞれが、m個の初歩チャレンジ $d_1 | d_2 | \dots | d_m$ から成り立つ1以上のチャレンジdを引き出すことにある。各初歩チャレンジ d_i は、0から $v/2 - 1$ の値の1つを取る。

$d = d_1 | d_2 | \dots | d_m$

ここに、 $k = 6$ および $m = 3$ である鍵の第1集合の例がある。

30

$d_1 = 1\ 0\ 1\ 1\ 0 = 2\ 2 = '1\ 6'$; $d_2 = 0\ 0\ 1\ 1\ 1 = 7$; $d_3 = 0\ 0\ 0\ 1\ 0 = 2$

$d = 0 | d_1 | d_2 | d_3 = 0\ 1\ 0\ 1\ 1\ 0\ 0\ 0\ 1\ 1\ 1\ 0\ 0\ 0\ 1\ 0 = 5\ 8\ E\ 2$

ここに、 $k = 9$ および $m = 2$ である鍵の第2集合の例がある。

$d = d_1 | d_2 = 5\ 8\ E\ 2$ 、すなわち、小数点表記88および226である

コントローラは、デモンストレータに各チャレンジdを送信する。

【0075】

3) 応答という行為は、以下の演算を有する。

証人は、 Q_1 から Q_m のm個の秘密値および係数nを有するとき、それはコミットメントという行為の各ランダム値rおよび初歩チャレンジに従った秘密値を使用して、1以上の応答Dを計算する。

40

$X = Q_1^{d_1} \cdot Q_2^{d_2} \dots Q_m^{d_m} \pmod{n}$

$D = r \cdot X \pmod{n}$

ここに、鍵の第1集合の例がある。

$D = F\ F\ 2\ 5\ 7\ 4\ 2\ 2\ E\ C\ D\ 3\ C\ 7\ A\ 0\ 3\ 7\ 0\ 6\ B\ 9\ A\ 7\ B\ 2\ 8\ E\ E\ 3\ F\ C\ 3\ A\ 4\ E\ 9\ 7\ 4\ A\ E\ D\ C\ D\ F\ 3\ 8\ 6$

$5\ E\ E\ F\ 3\ 8\ 7\ 6\ 0\ B\ 8\ 5\ 9\ F\ D\ B\ 5\ 3\ 3\ 3\ E\ 9\ 0\ 4\ B\ B\ D\ D\ 3\ 7\ B\ 0\ 9\ 7\ A\ 9\ 8\ 9\ F\ 6\ 9\ 0\ 8\ 5\ F\ E\ 8\ E\ F\ 6\ 4\ 8\ 0$

$A\ 2\ C\ 6\ A\ 2\ 9\ 0\ 2\ 7\ 3\ 4\ 7\ 9\ F\ E\ C\ 9\ 1\ 7\ 1\ 9\ 9\ 0\ A\ 1\ 7$

【0076】

50

証人は、 p_i から p_f の f 個の素因数および $m \cdot f$ 個の秘密構成要素 $Q_{i,j}$ を有するとき、それはコミットメントという行為のランダム値の各集合体を使用して f 個の応答構成要素を計算する。応答構成要素の各集合体は、素因数ごとに 1 つの構成要素を備える

$$X_i = Q_1^{d^1} \cdot Q_2^{d^2} \dots Q_m^{d^m}, i \pmod{p_i}$$

$$D_i = r_i \cdot X_i \pmod{p_i}$$

ここに鍵の第 2 集合の例がある。

$$D_1 = r_1 \cdot Q_{1,1}^{d^1} \cdot Q_{2,1}^{d^2} \pmod{p_1} =$$

O 2 6 6 0 A D F 3 C 7 3 B 6 D C 1 5 E 1 9 6 1 5 2 3 2 2 D D E 8 E B 5 B 3 5 7 7
5 E 3 8

$$D_2 = r_2 \cdot Q_{1,2}^{d^1} \cdot Q_{2,2}^{d^2} \pmod{p_2} =$$

0 4 C 1 5 0 2 8 E 5 F D 1 1 7 5 7 2 4 3 7 6 C 1 1 B E 7 7 0 5 2 2 0 5 F 7 C 6 2
A E 3 B

$$D_3 = r_3 \cdot Q_{1,3}^{d^1} \cdot Q_{2,3}^{d^2} \pmod{p_3} =$$

0 9 0 3 D 2 0 D 0 C 3 0 6 C 8 E D A 9 D 8 F B 5 B 3 B E B 5 5 E 0 6 1 A B 3 9 C
C F 5 2

【 0 0 7 7 】

応答構成要素の集合体ごとに、証人は、チャイニーズ剰余技法に従った応答を作成する。

チャレンジと同じくらい多くの応答がある。

$$D = \text{チャイニーズ剰余} (D_1, D_2, \dots, D_f)$$

D = 8 5 C 3 B 0 0 2 9 6 4 2 6 E 9 7 8 9 7 F 7 3 C 7 D C 6 3 4 1 F B 8 F F E 6 E
8 7 9 A E 1 2 E F 1 F 3 6

4 C B B 5 5 B C 4 4 D E C 4 3 7 2 0 8 C F 5 3 0 F 8 4 0 2 B D 9 C 5 1 1 F 5 F B
3 B 3 A 3 0 9 2 5 7 A 0 0

1 9 5 A 7 3 0 5 C 6 F F 3 3 2 3 F 7 2 D C 1 A B

両方の場合で、デモンストレータは各応答 D をコントローラに送信する。

【 0 0 7 8 】

4) チェック行為は、各三つ組 $\{R, d, D\}$ が、非零値に関して以下のタイプの等式を検証することを確認することにあるか、

【 数 7 】

$$R \cdot \prod_{i=1}^m G_i^{d_i} \equiv D^{2^t}, \text{あるいはまた、} R \equiv D^{2^t} \cdot \prod_{i=1}^m G_i^{d_i}$$

または、さもなければ、各コミットメントをセットアップすることにある。何もゼロであってはならない。

【 数 8 】

$$R' \equiv D^{2^t} / \prod_{i=1}^m G_i^{d_i}, \text{あるいはまた、} R' \equiv D^{2^t} \cdot \prod_{i=1}^m G_i^{d_i}$$

【 0 0 7 9 】

必要な場合、コントローラは、それぞれの再確立されたコミットメント R' およびメッセージ M' をハッシュ化する際にハッシュコード H' を計算する。動的認証は、コントローラが、このようにして、それがコミットメントの最初の行為の最後に受信したもの、つまり各コミットメント R のすべてまたは一部、あるいはさもなければハッシュコード H を検索するときに成功する。

【 0 0 8 0 】

例えば、初歩動作のシーケンスが、応答 D をコミットメント R' に変換する。シーケンスは、 $k-1$ 回の除算によって、あるいは基数による乗算 $(\text{mod } n)$ によって分離される k 個の平方 $(\text{mod } n)$ を有する。 i 番目の平方と $i+1$ 番目の平方の間で実行され

10

20

30

40

50

る i 番目の除算または乗算の場合には、初歩チャレンジ d_i の i 番目のビットは g_i を使用する必要があることを示し、初歩チャレンジ d_2 の i 番目のビットは、 g_2 を使用するのが必要かどうかを示し、初歩チャレンジ d_m の i 番目のビットまで、 g_m を使用することが必要であるかどうかを示す。

ここに、鍵の第 1 集合の例がある。

【表 1】

$D^1(\text{mod } n) = \text{FD12E8E1F1370AEC9C7BA2E05C80AD2B692D341D46F3}$
 $2\text{B93948715491F0EB091B7606CA1E744E0688367D7BB998F7B73D5F7}$
 $\text{FDA95D5BD6347DC8B978CA217733}$
 $3.D^2(\text{mod } n) = \text{F739B708911166DFE715800D8A9D78FC3F332FF622D}$
 $3\text{EAB8E7977C68AD44962BEE4DAE3C0345D1CB34526D3B67EBE8BF}$
 $987041B4852890D83FC6B48D3EF6A9DF$

10

【表 2】

$3^1 \cdot D^4 \pmod n = 682A7AF280C49FE230BEE354BF6FFB30B7519E3C8$
 $92DD07E5A781225BBD33920E5ADABBCD7284966D71141EAA17AF$
 $8826635790743EA7D9A15A33ACC7491D4A7$

$3^4 \cdot D^8 \pmod n = BE9D828989A2C184E34BA8FE0F384811642B7B548F$
 $870699E7869F8ED851FC3DB3830B2400C516511A0C28AFDD210EC3$
 $939E69D413F0BABC6DEC441974B1A291$

$3^5 \cdot 5 \cdot D^1 \pmod n = 2B40122E225CD858B26D27B768632923F2BBE5$
 $DB15CA9EFA77EFA667E554A02AD1A1E4F6B59BD9E1AE4A537D$
 $4AC1E89C2235C363830EBF4DB42CEA3DA98CFE00$

$3^{10} \cdot 5^2 \cdot D^{16} \pmod n = BDD3B34C90ABBC870C604E27E7F2E9DB2D383$
 $68EA46C931C66F6C7509B118E3C162811A98169C30D4DEF768397DD$
 $B8F6526B6714218DEB627E11FACA4B9DB268$

$3^{11} \cdot 5^3 \cdot 7 \cdot D^{16} \pmod n = DBFA7F40D338DE4FBA73D42DBF427BBF195$
 $C13D02AB0FA5F8C8DDB5025E34282311CEF80BACDCE5D0C433444$
 $A2AF2B15318C36FE2AE02F3C8CB25637C9AD712F$

$3^{22} \cdot 5^4 \cdot 7^2 \cdot D^{32} \pmod n = C60CA9C4A11F8AA89D9242CE717E3DC6C1$
 $A95D5D09A2278F8FEE1DFD94EE84D09D000EA8633B53C4A0E7F0A$
 $EECB70509667A3CB052029C94EDF27611FAE286A7$

$3^{22} \cdot 5^1 \cdot 7^2 \cdot D^{32} \pmod n = DE40CB6B41C01E722E4F312AE7205F18CDD$
 $0303EA52261CB0EA9F0C7E0CD5EC53D42E5CB645B6BB1A3B00C77$
 $886F4AC5222F9C863DACA440CF5F1A8E374807AC$

$3^{44} \cdot 5^{14} \cdot 7^4 \cdot D^{64} \pmod n$, namely $3^{2^2} \cdot 5^E \cdot 7^4 \cdot D^{40}$ with the exponents in
 hexadecimal notation = FFDD736B666F41FB771776D9D50DB7CDF03F3D9

76471B25C56D3AF07BE692CB1FE4EE70FA77032BECD8411B813B4C
 21210C6B0449CC4292E5DD2BDB00828AF18

We find the commitment R . The authentication is successful.

Here is an example for the second set of keys.

$D^2 \pmod n = C66E585D8F132F7067617BC6D00BA699ABD74FB9D13E$
 $24E6A6692CC8D2FC7B57352D66D34F5273C13F20E3FAA228D70AEC$
 $693F8395ACEF9206B172A8A2C2CCBB$

【表 3】

$3 \cdot D^2 \pmod n = 534C6114D385C3E15355233C5B00D09C2490D1B8D8E$
 $D3D59213CB83EAD41C309A187519E5F501C4A45C37EB2FF38FBF20$
 $1D6D138F3999FC1D06A2B2647D48283$

$3^2 \cdot D^4 \pmod n = A9DC8DEA867697E76B4C18527DFFC49F4658473D03$
 $4EC1DDE0EB21F6F65978BE477C4231AC9B1EBD93D5D49422408E47$
 $15919023B16BC3C6C46A92BBD326AADF$

10

$2 \cdot 3^1 \cdot D^4 \pmod n = FB2D57796039DFC4AF9199CAD44B66F257A1FF$
 $3F2BA4C12B0A8496A0148B4DFBAFE838E0B5A7D9FB4394379D72A$
 $107E45C51FCDB7462D03A35002D29823A2BB5$

$2^2 \cdot 3^6 \cdot D^4 \pmod n = 4C210F96FF6C77541910623B1E49533206DFB9E91$
 $6521F305F12C5DB054D4E1BF3A37FA293854DF02B49283B6DE5E5D$
 $82ACB23DAF1A0D5A721A1890D03A00BD8$

$2^2 \cdot 3^7 \cdot D^4 \pmod n = E4632EC4FE4565FC4B3126B15ADBF996149F2D$
 $BB42F65D911D3851910FE7EA53DAEA7EE7BA8FE9D081DB78B249$
 $B1B18880616B90D4E280F564E49B270AE02388$

20

$2^4 \cdot 3^{14} \cdot D^{16} \pmod n = ED3DDC716AE3D1EA74C5AF935DE814BCC$
 $2C78B12A6BB29FA542F9981C5D954F53D153B9F0198BA82690EF$
 $665C17C399607DEA54E218C2C01A890D422EDA16FA3$

$2^1 \cdot 3^{14} \cdot D^{16} \pmod n = DA7C64E0E8EDBE9CF823B71AB13F17E1161487$
 $6B000FBB473F5FCBF5A5D8D26C7B2A05D03BDD588164E562D0F5$
 $7AE94AE0AD3F35C61C0892F4C91DC0B08ED6F$

30

$2^{10} \cdot 3^{28} \cdot D^{32} \pmod n = 6ED6AFC5A87D2DD117B0D89072C99FB9DC9$
 $5D558F65B6A1967E6207D4ADBBAA32001D3828A35069B256A07C3D$
 $722F17DA30088E6E739FBC419FD7282D16CD6542$

$2^{11} \cdot 3^{28} \cdot D^{32} \pmod n = DDAD5F8B50FA5BA22F61B120E5933F73B92$
 $BAAB1ECB6D432CFCC40FA95B77464003A705146A0D364AD40F8$
 $7AE45E2FB460111CDCE73F78833FAE505A2D9ACA84$

40

$2^{22} \cdot 3^{56} \cdot D^{64} \pmod n = A466D0CB17614EFD961000BD9EABF4F021$
 $36F8307101882BC1764DBAACB715EFBF5D8309AE001EB5DEDA$
 $8F000E44B3D4578E5CA55797FD4BD1F8E919BE787BD0$

$2^{44} \cdot 3^{112} \cdot D^{128} \pmod n = 925B0EDF5047EFEC5AFABDC03A830919761$

【表 4】

B8FBDD2BF934E2A8A31E29B976274D513007EF1269E4638B4F65F
 8FDEC740778BDC178AD7AF2968689B930D5A2359
 $2^{44} \cdot 3^{113} \cdot D^{128} \pmod n = B711D89C03FDEA8D1F889134A4F809B3F2D$
 8207F2AD8213D169F2E99ECEC4FE08038900F0C203B55EE4F4C803
 BFB912A04F11D9DB9D076021764BC4F57D47834
 $2^{48} \cdot 3^{126} \cdot D^{256} \pmod n = 41A83F119FFE4A2F4AC7E5597A5D0BEB4D4C$
 08D19E597FD034FE720235894363A19D6BC5AF323D24B1B7FCFD8D
 FCC623021B4648D7EF757A3E461EF0CFF0EA13
 $2^{176} \cdot 3^{452} \cdot D^{512} \pmod n$ that is $4^{44} \cdot 9^{26} \cdot D^{512} \pmod n = 28AA7F12259BFBA8$
 1368EB49C93EEAB3F3EC6BF73B0EBD7D3FC8395CFA1AD7FC0F9D
 AC169A4F6F1C46FB4C3458D1E37C99123B56446F6C928736B17B4BA
 4A529

10

私達は、コミットメント R を発見する。認証は無事に終了した。

【 0 0 8 1 】

20

(デジタル署名)

デジタル署名機構によって、署名関係者と呼ばれるエンティティは、署名済みのメッセージを作成し、コントローラと呼ばれるエンティティは署名済みのメッセージを確認することができるようになる。メッセージ M は、任意のバイナリシーケンスである。それは空である場合がある。メッセージ M は、それにシグナチャ付録を追加することによって署名される。このシグナチャ付録は、対応する応答だけではなく、1 以上のコミットメントおよび/またはチャレンジも備える。

【 0 0 8 2 】

コントローラは同じハッシュ関数、パラメータ k と m、および係数 n を有する。パラメータ k および m は、コントローラに対し情報を提供する。第 1 に、 d_1 から d_m の各初步チャレンジは、0 から $2_{k-1} - 1$ ($v/2$ から $v - 1$ という値は使用されない) の値を取らなければならない。第 2 に、各チャレンジ d は、 d_1 から d_m と参照される m 個の初步チャレンジ、つまり基数と同じくらい多くの初步チャレンジを含まなければならない。さらに、逆に表示することができないと、 g_1 から g_m の m 個の基数は m 個の第 1 素数である。($k - 1$) . m が 15 から 20 に等しいので、平行して作成された 4 個の三つ組 G Q 2 で署名することが可能である。($k - 1$) . m が 60 以上に等しい場合、単一の三つ組 G Q 2 で署名することが可能である。例えば $k = 9$ および $m = 8$ の場合には、単一の三つ組 G Q 2 で十分である。各チャレンジは 8 バイトであり、基数は 2、3、5、7、11、13、17 および 19 である。

30

【 0 0 8 3 】

40

署名動作は、3 つの行為、つまりコミットメントという行為と、チャレンジという行為と、応答という行為とのシーケンスである。それぞれの行為から、コミットメント R (0)、 d_1 、 d_2 、...、 d_m と参照される m 個の初步チャレンジから成り立つチャレンジ d、および応答 D (0) をそれぞれ含む 1 以上の G Q 2 三つ組が生じる。

【 0 0 8 4 】

署名関係者は、ハッシュ関数、パラメータ k および G Q 2 秘密鍵、つまりここに前記に参照された 3 つの描写の内の 1 つに従った係数 n の因数分解を有する。署名関係者内で、デモンストレータにとって最も要注意である関数およびパラメータを隔離するために、コミットメントおよび応答という行為を実行する証人を隔離することが可能である。コミットメントおよび応答を計算するために、証人はパラメータ k および G Q 2 秘密鍵、つまりこ

50

ここに前記に参照された3つの描写の内の1つに従った係数 n の因数分解を有する。このようにして隔離された証人は、デモンストレータ内で定義された証人に類似する。それは、ある特定の実施態様、例えば、・署名関係者全体を形成するPCに接続されているチップカード、または再び、・PC内で特に保護されているプログラム、または再び、・チップカード内で特に保護されているプログラムに対応することができる。

【0085】

1) コミットメントという行為は、以下の演算を含む。

証人が Q_1 から Q_m という m 個の秘密値、および係数 n を有するとき、それはランダムにおよび秘密裏に1以上のランダム値 r ($0 < r < n$) を引き出す。それから、 k 回の無事終了した二乗 ($\text{mod } n$) 演算によって、それは各ランダム値 r をコミットメント R に変換する。

$$R = r^v (\text{mod } n)$$

【0086】

証人が p_1 から p_f の f 個の素因数および $m \cdot f$ 個の秘密構成要素 Q_{ij} を有するとき、それは、秘密裏にかつランダムに f 個のランダム値の1以上の集合体を引き出す。各集合体は、素因数 p_i ($0 < r_i < p_i$) ごとに1つのランダム値を有する。それから、 k 回の無事終了した二乗 ($\text{mod } p_i$) 演算によって、それは各ランダム値 r_i をコミットメント R_i の構成要素に変換する。

$$R_i = r_i^v (\text{mod } p_i)$$

【0087】

f 個のコミットメント構成要素ごとに、証人は、チャイニーズ剰余技法にしたがってコミットメントをセットアップする。ランダム値の集合体と同じくらい多くのコミットメントがある。

$$R = \text{チャイニーズ剰余} (R_1, R_2, \dots, R_f)$$

【0088】

2) チャレンジという行為は、すべてのコミットメント R および署名関係者が、それぞれが m 個の初歩チャレンジを含む1以上のチャレンジを形成するハッシュコードを得るために M と署名されるメッセージをハッシュ化することにある。各初歩チャレンジは、例えば、 $k = 9$ および $m = 8$ で0から $v/2 - 1$ から任意の値を取る。各チャレンジは8バイトを有する。コミットメントと同じくらい多くのチャレンジがある。

$$d = d_1/d_2/\dots/d_m, \text{ 結果ハッシュ} (M, R) \text{ から抽出}$$

【0089】

3) 応答という行為は、以下の動作を含む。

証人は、 Q_1 から Q_m の m 個の秘密値および係数 n を有するとき、それは、コミットメントという行為の各ランダム値 r および初歩チャレンジに従った秘密値を使用して、1以上の応答 D を計算する。

$$X = Q_1^{d^1} \cdot Q_2^{d^2} \dots Q_m^{d^m} (\text{mod } n)$$

$$D = r \cdot X (\text{mod } n)$$

【0090】

証人は、 p_1 から p_f の f 個の素因数、および $m \cdot f$ 個の秘密構成要素 Q_{ij} を有するとき、それはコミットメントという行為のランダム値の書く集合体を使用する際に f 個の応答構成要素を計算する。応答構成要素の各集合体は、素因数ごとに1つの構成要素を含む。

$$X_i = Q_1^{d^1, i} \cdot Q_2^{d^2, i} \dots Q_m^{d^m, i} (\text{mod } p_i)$$

$$D_i = r_i \cdot X_i (\text{mod } p_i)$$

【0091】

応答構成要素の集合体ごとに、証人は、チャイニーズ剰余技法に従って応答をセットアップする。チャレンジと同じくらい多くの応答がある。

$$D = \text{チャイニーズ剰余} (D_1, D_2, \dots, D_f)$$

【0092】

署名関係者はそれに以下を含むシグナチャ付録を追加する際に、メッセージ M に署名する

。

各 G Q 2 三つ組、つまり各コミットメント R、各チャレンジ d および各応答 D と、
 または、さもなければ、各コミットメント R および各対応する応答 D か、
 または、さもなければ、各チャレンジ d および各対応する応答 D

【 0 0 9 3 】

検証動作の実行は、シグナチャ付録の内容に依存する。3つの考えられる場合がある。

【 0 0 9 4 】

付録が1以上の三つ組を含む場合には、チェック動作は、年代順配列が重要ではない2つの独立したプロセスを有する。コントローラは、以下の2つの条件が満たされる場合および満たされる場合にだけ署名済みのメッセージを受け入れる。

10

【 0 0 9 5 】

第1に、各三つ組は、一貫（以下のタイプに関する適切な関係性が検証されなければならない）し、許容（非零値で比較が実行されなければならない）できなければならない。

【 数 9 】

$$R \cdot \prod_{i=1}^m G_i^{d_i} \equiv D^{2^t} \pmod{n}, \text{あるいはまた,} \quad R \equiv D^{2^t} \cdot \prod_{i=1}^m G_i^{d_i} \pmod{n}$$

【 0 0 9 6 】

例えば、応答 D は、初歩動作のシーケンスによって変換される。つまり、基数による k - 1 回の乗算または除算演算によって分離される k 個の平方済み (mod n)。i 番目の平方と i + 1 番目の平方の間で実行される i 番目の乗算または除算の場合には、初歩チャレンジ d₁ の i 番目のビットは、g₁ を使用することが必要であるかどうかを示し、初歩チャレンジ d₂ の i 番目のビットは、g₂ を使用することが必要であるかどうかを示し、初歩チャレンジ d_m の i 番目のビットまで、g_m を使用することが必要であるかどうかを示す。このようにして、シグナチャ付録に存在する各コミットメント R を検索することが必要である。

20

【 0 0 9 7 】

さらに、1以上の三つ組は、メッセージ M にリンクされなければならない。すべてのコミットメント R およびメッセージ M をハッシュ化することによって、各チャレンジ d が回復されなければならないハッシュコードが得られる。

30

d = d₁ / d₂ / . . . / d_m, 結果ハッシュ (M, R) から抽出されるものと同一

【 0 0 9 8 】

付録にチャレンジがない場合には、チェック動作が、すべてのコミットメント R およびメッセージ M をハッシュ化することによって、1以上のチャレンジ d' の再構築で開始する。

。

D' = d' ₁ / d' ₂ / . . . / d' _m, 結果ハッシュ (M, R) から抽出

【 0 0 9 9 】

そして、コントローラは、各三つ組が一貫（以下のタイプの適切な関係性が検証される）し、許容（非零値で比較が実行される）できる場合に、および場合にだけ署名済みメッセージを受け入れる。

40

【 数 1 0 】

$$R \cdot \prod_{i=1}^m G_i^{d_i} \equiv D^{2^t} \pmod{n} \text{ または、さもなければ } R \equiv D^{2^t} \cdot \prod_{i=1}^m G_i^{d_i} \pmod{n},$$

【 0 1 0 0 】

付録がコミットメントを備えない場合には、チェック動作は、以下の2つの公式の一方、つまり適切である公式に従って、1以上のコミットメント R' を再構築することによって開始する。確立し直されたコミットメントはゼロであってはならない。

【 数 1 1 】

50

$$R' \equiv D^{2^t} / \prod_{i=1}^m G_i^{d_i} \pmod{n}, \text{あるいはまた,} \quad R' \equiv D^{2^t} \cdot \prod_{i=1}^m G_i^{d_i} \pmod{n}$$

【 0 1 0 1 】

そして、コントローラは、各チャレンジ d を再構成するために、すべてのコミットメント R' およびメッセージ M をハッシュ化しなければならない。

$d = d_1 / d_2 / \dots / d_m$, 結果ハッシュ (M, R) から抽出されたものと同一

【 0 1 0 2 】

コントローラは、各再構築されたチャレンジが付録内の対応するチャレンジに同一である
場合および場合にだけ署名済みのメッセージを受け入れる。 10

【 0 1 0 3 】

本出願においては、それぞれ、エンティティの真正性、および/またはメッセージの完全性および/または真正性を証明するように設計される本発明に従って方法、システムおよびデバイスを実行するために使用される秘密値と公開値 Q と G の組がある。

【 0 1 0 4 】

その発明者がLouis GuillouおよびJean-Jacques Quisquaterであるフランステレコム、TDF、およびMath RiZK社によって本出願と同日に提出された係属出願において、 G, Q 2 鍵の集合、つまり指数 v が 2^k に等しいときに、それぞれ係数 n および公開値と秘密値 G と Q の組を生成するための方法が説明されている。これらを引用することにより本明細書の一部をなすものとする。 20

フロントページの続き

- (31)優先権主張番号 99/12465
(32)優先日 平成11年10月1日(1999.10.1)
(33)優先権主張国 フランス(FR)
(31)優先権主張番号 99/12467
(32)優先日 平成11年10月1日(1999.10.1)
(33)優先権主張国 フランス(FR)
(31)優先権主張番号 99/12468
(32)優先日 平成11年10月1日(1999.10.1)
(33)優先権主張国 フランス(FR)

- (72)発明者 キスクワテル, ジャン ジャック
ベルギー国、1640 ロード・サン・ジェネス、アヴニュ・デ・カナル 3

審査官 中里 裕正

- (56)参考文献 欧州特許出願公開第00518365(E P, A1)
特開平05-020344(J P, A)
Victor Shoup, On the Security of a Practical Identification Scheme, Lecture Notes in Computer Science, 1996年, Vol.1070, p.344-353

- (58)調査した分野(Int.Cl., D B名)
H04L 9/32
JSTPlus/JMEDPlus/JST7580(JDreamII)