

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4594087号
(P4594087)

(45) 発行日 平成22年12月8日(2010.12.8)

(24) 登録日 平成22年9月24日(2010.9.24)

(51) Int.Cl.

F I

H04N 7/32 (2006.01)

H04N 7/137

Z

請求項の数 62 (全 24 頁)

(21) 出願番号	特願2004-517699 (P2004-517699)	(73) 特許権者	595020643
(86) (22) 出願日	平成15年6月18日(2003.6.18)		クゥアルコム・インコーポレイテッド
(65) 公表番号	特表2005-531979 (P2005-531979A)		QUALCOMM INCORPORATED
(43) 公表日	平成17年10月20日(2005.10.20)		ED
(86) 国際出願番号	PCT/US2003/019399		アメリカ合衆国、カリフォルニア州 92
(87) 国際公開番号	W02004/004356		121-1714、サン・ディエゴ、モア
(87) 国際公開日	平成16年1月8日(2004.1.8)		ハウス・ドライブ 5775
審査請求日	平成18年5月25日(2006.5.25)	(74) 代理人	100091351
(31) 優先権主張番号	10/187,091		弁理士 河野 哲
(32) 優先日	平成14年6月28日(2002.6.28)	(74) 代理人	100088683
(33) 優先権主張国	米国 (US)		弁理士 中村 誠
		(74) 代理人	100108855
			弁理士 蔵田 昌俊
		(74) 代理人	100075672
			弁理士 峰 隆司

最終頁に続く

(54) 【発明の名称】 計算が強制されるビデオ符号化

(57) 【特許請求の範囲】

【請求項 1】

計算機によって読み出し可能な媒体であって、デバイスにおける1つまたは複数のプロセッサによる実行のときに、前記デバイスに、

計算処理上のメトリックがしきい値を超えるときを決定させ；

前記計算処理上のメトリックが前記しきい値を超えるまでは第1の符号化モードに従ってビデオブロックの第1のシーケンスを符号化させ、なお、動き推定技術は、前記第1の符号化モードの一部として使用される；

前記計算処理上のメトリックが前記しきい値を超えるとき、前記第1の符号化モードから第2の符号化モードに切り替えさせ；

前記計算処理上のメトリックが前記しきい値を超えた後で、前記第2の符号化モードに従ってビデオブロックの第2のシーケンスを符号化させ、なお、動き推定技術は、前記第2の符号化モードの一部として使用されていない；

前記計算処理上のメトリックが前記しきい値をもはや超えないとき、前記第2の符号化モードから前記第1の符号化モードに切り替えさせ；

前記計算処理上のメトリックが前記しきい値をもはや超えない後には、前記第1の符号化モードに従ってビデオブロックの第3のシーケンスを符号化させるための、

計算機によって実行可能な命令を記憶した、計算機によって読み出し可能な媒体。

【請求項 2】

前記計算機によって読み出し可能な媒体は、現在のビデオフレームの符号化の期間中そ

れらが発生したときに処理サイクルの前記数を前記デバイスに計数させる命令でさらに符号化されており、また、計算処理上のメトリックが前記しきい値を超えるときを前記デバイスに決定させる前記命令は、処理サイクルの前記計数された数が前記しきい値を超えるときを前記デバイスに決定させる命令を含む、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 3】

前記計算機によって読み出し可能な媒体は、少なくとも 2 つの前に符号化されたビデオフレームと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を前記デバイスに確立させる命令をさらに記憶している、請求項 1 に記載の計算機によって読み出し可能な媒体。

10

【請求項 4】

ビデオブロックの前記第 1 のシーケンスの少なくとも一部分と、ビデオブロックの前記第 2 のシーケンスの少なくとも一部分は、単独ビデオフレームの一部である、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 5】

前記第 1 の符号化モードに従ってビデオブロックの前記第 1 のシーケンスを前記デバイスに符号化させる前記命令は、符号化されるべきビデオブロックと探索空間における少なくとも 1 つのビデオブロックとを前記デバイスに比較させる命令を含む、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 6】

20

前記第 2 の符号化モードに従ってビデオブロックの前記第 2 のシーケンスを前記デバイスに符号化させる前記命令は、ビデオブロックの前記第 2 のシーケンスにおける前記ビデオブロックを他のビデオブロックと比較することなく、ビデオブロックの前記第 2 のシーケンスを前記デバイスに符号化させる命令を含む、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 7】

前記しきい値は、プログラマブルしきい値である、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 8】

前記計算機によって読み出し可能な媒体は、前記デバイスのクロック速度に少なくとも部分的に基づいて前記しきい値を前記デバイスに確立させる命令をさらに記憶している、請求項 1 に記載の計算機によって読み出し可能な媒体。

30

【請求項 9】

前記計算機によって読み出し可能な媒体は、少なくとも 2 つの前に符号化されたビデオブロックと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を前記デバイスに確立させる命令をさらに記憶している、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 10】

前記計算機によって読み出し可能な媒体は、現在のビデオフレームの符号化の期間中経過した時間の総量を前記デバイスに追跡させるための命令をさらに記憶し、なお、計算処理上のメトリックが前記しきい値を超えるときを前記デバイスに決定させる前記命令は、前記の追跡された時間の総量が前記しきい値を超えるときを前記デバイスに決定させる命令を含む、請求項 1 に記載の計算機によって読み出し可能な媒体。

40

【請求項 11】

前記計算機によって読み出し可能な媒体は、ビデオフレームの符号化のための計算処理上の予定を定義するために前記しきい値を前記デバイスに確立させる命令をさらに記憶している、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 12】

前記計算機によって読み出し可能な媒体は、ビデオフレームの符号化に対する利用可能な処理サイクルの数を定義するために前記しきい値を前記デバイスに確立させる命令をさ

50

らに記憶している、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 1 3】

前記ビデオブロックは、MPEG-4 標準に従って符号化される、請求項 1 に記載の計算機によって読み出し可能な媒体。

【請求項 1 4】

計算処理上のメトリックがしきい値を超えるときを決定することと；

前記計算処理上のメトリックが前記しきい値を超えるまでは第 1 の符号化モードに従ってビデオブロックの第 1 のシーケンスを符号化することと、なお、動き推定技術は、前記第 1 の符号化モードの一部として使用される；

前記計算処理上のメトリックが前記しきい値を超えるとき、前記第 1 の符号化モードから第 2 の符号化モードに切り替わることと；

前記計算処理上のメトリックが前記しきい値を超えた後で、前記第 2 の符号化モードに従ってビデオブロックの第 2 のシーケンスを符号化することと、なお、動き推定技術は、前記第 2 の符号化モードの一部として使用されていない；

前記計算処理上のメトリックが前記しきい値をもはや超えないとき、前記第 2 の符号化モードから前記第 1 の符号化モードに切り替わることと；

前記計算処理上のメトリックが前記しきい値をもはや超えない後には、前記第 1 の符号化モードに従ってビデオブロックの第 3 のシーケンスを符号化することと；

を備えている方法。

【請求項 1 5】

現在のビデオフレームの符号化の期間中それらが発生したときに処理サイクルの前記数を計数すること、をさらに備えており、前記計算処理上のメトリックが前記しきい値を超えるときを決定することは、処理サイクルの前記計数された数が前記しきい値を超えるときを決定することを備えている、請求項 1 4 に記載の方法。

【請求項 1 6】

少なくとも 2 つの前に符号化されたビデオフレームと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立すること、をさらに備えている請求項 1 4 に記載の方法。

【請求項 1 7】

ビデオブロックの前記第 1 のシーケンスの少なくとも一部分と、ビデオブロックの前記第 2 のシーケンスの少なくとも一部分は、単独ビデオフレームの一部である、請求項 1 4 に記載の方法。

【請求項 1 8】

前記第 1 の符号化モードに従ってビデオブロックの前記第 1 のシーケンスを符号化することは、

符号化されるべきビデオブロックを探索空間における少なくとも 1 つのビデオブロックと比較すること、

を備えている、請求項 1 4 に記載の方法。

【請求項 1 9】

前記第 2 の符号化モードにしたがってビデオブロックの前記第 2 のシーケンスを符号化することは、

ビデオブロックの前記第 2 のシーケンスにおける前記ビデオブロックを他のビデオブロックと比較することなく、ビデオブロックの前記第 2 のシーケンスを符号化すること、を備えている、請求項 1 4 に記載の方法。

【請求項 2 0】

前記しきい値は、プログラマブルしきい値である、請求項 1 4 に記載の方法。

【請求項 2 1】

前記符号化器のクロック速度に少なくとも部分的に基づいて前記しきい値を確立すること、をさらに備えている請求項 1 4 に記載の方法。

【請求項 2 2】

少なくとも2つの前に符号化されたビデオブロックと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立すること、をさらに備えている請求項14に記載の方法。

【請求項23】

現在のビデオフレームの符号化の期間中経過した時間の総量を追跡すること、をさらに備えており、前記計算処理上のメトリックが前記しきい値を超えるときを決定することは、前記の追跡された時間の総量が前記しきい値を超えるときを決定することを備えている、請求項14に記載の方法。

【請求項24】

前記ビデオフレームの符号化のための計算処理上の予定を定義するために前記しきい値を確立すること、をさらに備えている請求項14に記載の方法。

10

【請求項25】

ビデオフレームの符号化に対する利用可能な処理サイクルの数を定義するために前記しきい値を確立すること、をさらに備えている請求項14に記載の方法。

【請求項26】

前記ビデオブロックは、MPEG-4標準に従って符号化される、請求項14に記載の方法。

【請求項27】

計算処理上のメトリックがしきい値を超えるときを決定するための手段と；

前記計算処理上のメトリックが前記しきい値を超えるまでは第1の符号化モードに従ってビデオブロックの第1のシーケンスを符号化するための手段と、なお、動き推定技術は、前記第1の符号化モードの一部として使用される；

20

前記計算処理上のメトリックが前記しきい値を超えるとき、前記第1の符号化モードから第2の符号化モードに切り替わるための手段と；

前記計算処理上のメトリックが前記しきい値を超えた後で、前記第2の符号化モードに従ってビデオブロックの第2のシーケンスを符号化するための手段と、なお、動き推定技術は、前記第2の符号化モードの一部として使用されていない；

前記計算処理上のメトリックが前記しきい値をもはや超えないとき、前記第2の符号化モードから前記第1の符号化モードに切り替わるための手段と；

前記計算処理上のメトリックが前記しきい値をもはや超えない後には、前記第1の符号化モードに従ってビデオブロックの第3のシーケンスを符号化するための手段と；

30

を備えている装置。

【請求項28】

現在のビデオフレームの符号化の期間中それらが発生したときに処理サイクルの前記数を計数するための手段、をさらに備えており、前記計算処理上のメトリックが前記しきい値を超えるときを決定するための前記手段は、処理サイクルの前記計数された数が前記しきい値を超えるときに決定するための手段を備えている、請求項27に記載の装置。

【請求項29】

少なくとも2つの前に符号化されたビデオフレームと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立するための手段、をさらに備えている請求項27に記載の装置。

40

【請求項30】

ビデオブロックの前記第1のシーケンスの少なくとも一部分と、ビデオブロックの前記第2のシーケンスの少なくとも一部分は、単独ビデオフレームの一部である、請求項27に記載の装置。

【請求項31】

前記第1の符号化モードに従ってビデオブロックの前記第1のシーケンスを符号化するための前記手段は、符号化されるべきビデオブロックを探索空間における少なくとも1つのビデオブロックと比較するための手段を備えている、請求項27に記載の装置。

【請求項32】

50

前記第2の符号化モードに従ってビデオブロックの前記第2のシーケンスを符号化するための前記手段は、ビデオブロックの前記第2のシーケンスにおける前記ビデオブロックを他のビデオブロックと比較することなく、ビデオブロックの前記第2のシーケンスを符号化するための手段を備えている、請求項27に記載の装置。

【請求項33】

前記しきい値は、プログラマブルしきい値である、請求項27に記載の装置。

【請求項34】

前記装置のクロック速度に少なくとも部分的に基づいて前記しきい値を確立するための手段、をさらに備えている請求項27に記載の装置。

【請求項35】

少なくとも2つの前に符号化されたビデオブロックと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立するための手段、をさらに備えている請求項27に記載の装置。

【請求項36】

現在のビデオフレームの符号化の期間中経過した時間の総量を追跡するための手段、をさらに備えており、計算処理上のメトリックが前記しきい値を超えるときを決定するための前記手段は、前記の追跡された時間の総量が前記しきい値を超えるときを決定するための手段を備えている、請求項27に記載の装置。

【請求項37】

前記ビデオフレームの符号化のための計算処理上の予定を定義するために前記しきい値を確立するための手段、をさらに備えている請求項27に記載の装置。

【請求項38】

ビデオフレームの符号化に対する利用可能な処理サイクルの数を定義するために前記しきい値を確立するための手段、をさらに備えている請求項27に記載の装置。

【請求項39】

ビデオフレームをリアルタイムで捕捉するための手段と、なお、符号化するための前記手段は、リアルタイムで前記ビデオフレームを符号化する；

前記符号化されたビデオフレームをリアルタイムで送信するための手段と；

をさらに備えている請求項27に記載の装置。

【請求項40】

前記ビデオフレームは、MPEG-4標準に従って符号化される、請求項27に記載の装置。

【請求項41】

前記装置は、計算機によって実行可能な命令を実行するデジタル信号処理装置を備えている、請求項27に記載の装置。

【請求項42】

前記装置は電池を電源とする装置である、請求項27に記載の装置。

【請求項43】

前記装置は無線装置である、請求項27に記載の装置。

【請求項44】

前記無線装置は、パーソナルデジタルアシスタント、ラップトップコンピュータ、デスクトップコンピュータ、デジタルカメラ、デジタル記録装置、ビデオ能力を有するセルラ無線電話、およびビデオ能力を有する衛星無線電話を含むグループから選択される、請求項43に記載の装置。

【請求項45】

計算処理上のメトリックがしきい値を超えるときを決定し、前記計算処理上のメトリックが前記しきい値を超えるまでは第1の符号化モードに従ってビデオブロックの第1のシーケンスを符号化し、前記計算処理上のメトリックが前記しきい値を超えるとき、前記第1の符号化モードから第2の符号化モードに切り替わり、前記計算処理上のメトリックが前記しきい値を超えた後で、前記第2の符号化モードに従ってビデオブロックの第2のシ

10

20

30

40

50

ーケンスを符号化し、前記計算処理上のメトリックが前記しきい値をもはや超えないとき、前記第 2 の符号化モードから前記第 1 の符号化モードに切り替わり、そして、前記計算処理上のメトリックが前記しきい値をもはや超えない後には、前記第 1 の符号化モードに従って、ビデオブロックの第 3 のシーケンスを符号化する、符号化器と、なお、動き推定技術は、前記第 1 の符号化モードの一部として使用され、動き推定技術は、前記第 2 の符号化モードの一部として使用されていない；

ビデオブロックの前記第 1 のシーケンスと、ビデオブロックの前記第 2 のシーケンスと、ビデオブロックの前記第 3 のシーケンスと、を送信する送信機と；
を備えているデバイス。

【請求項 4 6】

10

前記符号化器は、現在のビデオフレームの符号化の期間中それらが発生したときに処理サイクルの前記数を計数し、前記符号化器は、処理サイクルの前記計数された数が前記しきい値を超えるときを決定する、請求項 4 5 に記載のデバイス。

【請求項 4 7】

前記符号化器は、少なくとも 2 つの前に符号化されたビデオフレームと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立する、請求項 4 5 に記載のデバイス。

【請求項 4 8】

ビデオブロックの前記第 1 のシーケンスの少なくとも一部分と、ビデオブロックの前記第 2 のシーケンスの少なくとも一部分は、単独ビデオフレームの一部である、請求項 4 5 に記載のデバイス。

20

【請求項 4 9】

前記符号化器は、符号化されるべきビデオブロックを探索空間における少なくとも 1 つのビデオブロックと比較することによって、前記第 1 の符号化モードに従ってビデオブロックの前記第 1 のシーケンスを符号化する、請求項 4 5 に記載のデバイス。

【請求項 5 0】

前記符号化器は、ビデオブロックの前記第 2 のシーケンスにおける前記ビデオブロックを他のビデオブロックと比較することなく、ビデオブロックの前記第 2 のシーケンスを符号化する、請求項 4 5 に記載のデバイス。

【請求項 5 1】

30

前記しきい値は、プログラマブルしきい値である、請求項 4 5 に記載のデバイス。

【請求項 5 2】

前記エンコーダは、前記デバイスのクロック速度に少なくとも部分的に基づいて前記しきい値を確立する、請求項 4 5 に記載のデバイス。

【請求項 5 3】

前記符号化器は、少なくとも 2 つの前に符号化されたビデオブロックと関連する処理サイクルの平均数を計算することによって、少なくとも部分的に、前記しきい値を確立する、請求項 4 5 に記載のデバイス。

【請求項 5 4】

前記エンコーダは、現在のビデオフレームの符号化の期間中経過した時間の総量を追跡し、また、前記エンコーダは、前記の追跡された時間の総量が前記しきい値を超えるときを決定する、請求項 4 5 に記載のデバイス。

40

【請求項 5 5】

前記ビデオフレームの符号化のための計算処理上の予定を定義するために前記しきい値を確立する、請求項 4 5 に記載のデバイス。

【請求項 5 6】

前記符号化器は、ビデオフレームの符号化に対する利用可能な処理サイクルの数を定義するために前記しきい値を確立する、請求項 4 5 に記載のデバイス。

【請求項 5 7】

ビデオフレームをリアルタイムで捕捉するための画像センサ、をさらに備えており、前

50

記符号化器は前記ビデオフレームをリアルタイムで符号化し、前記送信機は前記符号化されたビデオフレームをリアルタイムで送信する、請求項 4 5 に記載のデバイス。

【請求項 5 8】

前記ビデオブロックは、M P E G - 4 標準に従って符号化される、請求項 4 5 に記載のデバイス。

【請求項 5 9】

前記符号化器は、計算機によって実行可能な命令を実行するデジタル信号処理装置を備えている、請求項 4 5 に記載のデバイス。

【請求項 6 0】

前記デバイスは電池を電源とするデバイスである、請求項 4 5 に記載のデバイス。

10

【請求項 6 1】

前記デバイスは無線デバイスである、請求項 4 5 に記載のデバイス。

【請求項 6 2】

前記無線デバイスは、パーソナルデジタルアシスタント、ラップトップコンピュータ、デスクトップコンピュータ、デジタルカメラ、デジタル記録デバイス、ビデオ能力を有するセルラ無線電話、およびビデオ能力を有する衛星無線電話を含むグループから選択される、請求項 6 1 に記載のデバイス。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

20

本発明は、デジタルビデオ処理、そしてより特定的にはビデオシーケンスの符号化に関する。

【背景技術】

【0 0 0 2】

デジタルビデオの能力は、デジタルテレビジョン、デジタル直接放送システム、無線通信デバイス、パーソナルデジタルアシスタント (P D A s : personal digital assistants)、ラップトップコンピュータ、デスクトップコンピュータ、デジタルカメラ、デジタル記録デバイス、セルラあるいは衛星無線電話等を含む、広範囲のデバイスと結合することが可能である。これらの、そして他のデジタルビデオデバイスは、フルモーションビデオシーケンスの創造、修正、送信、記憶、記録、および再生において、従来のアナログビデオシステムに勝る十分な改善を与えることが可能である。

30

【0 0 0 3】

いくつかの異なったビデオ符号化標準が、デジタルビデオシーケンスの通信に対して確立されてきている。たとえば、動画像符号化専門家会合 (M P E G : Moving Picture Experts Group) は、M P E G 1、M P E G 2、および M P E G 4 を含むいくつかの標準を開発してきている。他の標準は、I T U H . 2 6 3、Cupertino CaliforniaのApple Computerによって開発されたQuick Time™技術、Redmond, WashingtonのMicrosoft Corporationによって開発されたVideo for Windows™ 技術、Intel Corporationによって開発されたIndeo™、Seattle, WashingtonのRealNetworks, Inc.からのRealVideo™、およびSuperMac, Inc.によって開発されたCinepak™を含む。なお開発されるべき標準を含んでいるこれらのおよび他の標準は、開発を続けるであろう。

40

【0 0 0 4】

多くのビデオ符号化標準は、圧縮された形態でデータを符号化することによって伝送レートの増加を達成している。圧縮は画像フレームの効率的な伝送のために送信されるべき必要のあるデータの総量を減少することが可能である。たとえば、M P E G 標準は圧縮なしに達成され得るよりもより狭い帯域幅上に、ビデオおよび画像伝送を容易にするために設計されたグラフィックスおよびビデオ圧縮技術を利用している。とくにM P E G 標準は、フレーム間圧縮を与えるために、時間的な、あるいはフレーム間相関として参照される、連続した画像フレーム間の類似性を利用するビデオ符号化技術をサポートしている。フレーム間圧縮技術は、画像フレームのピクセルに基づいた表現を動きの表現に変換するこ

50

とによってフレームを越えるデータの冗長性を用いている。さらに、ビデオ符号化技術は、画像フレーム内の動きの表現をさらに圧縮することが可能なフレーム内圧縮を達成するために、空間的なあるいはフレーム内相関として参照される画像フレーム内の類似性を利用することが可能である。フレーム内圧縮は典型的には、離散コサイン変換(DCT: discrete cosine transform)符号化等の静止画像を圧縮するためのテクスチャ符号化処理を基にしている。

【0005】

圧縮技術をサポートするために、多くのデジタルビデオデバイスは、デジタルビデオシーケンスを圧縮するための符号化器、およびデジタルビデオシーケンスをデコンプレスするための復号器を含んでいる。多くの場合符号化器および復号器は、ビデオ画像のシーケンスを定義するフレーム内のピクセルのブロック上で動作する、統合された符号化器/復号器(CODEC)を含む。たとえば、MPEG 4標準においては、送出デバイスの符号化器は、典型的には送信すべきビデオ画像フレームを16×16ピクセルアレイを含むマクロブロックに分割する。画像フレーム内の各マクロブロックに対して、符号化器は最も類似したマクロブロックを識別するために、すぐ先に立つビデオフレームのマクロブロックを探索し、そして伝送のために、マクロブロック間の差を前のフレームからのいずれのマクロブロックが符号化のために使用されたを示す動きベクトル(motion vector)とともに符号化する。受信デバイスの復号器は、動きベクトルおよび符号化された差を受信し、そしてビデオシーケンスを発生するために動き補償(motion compensation)を実行する。

【0006】

ビデオ符号化処理は、特に動き推定技術が使用される場合は計算的に強力である。たとえば、ビデオブロックを前に送信されたフレームのビデオブロックと比較する処理は多数の計算を必要とする。改善された符号化技術は、無線デバイスあるいはとくに計算上の資源がより限定されそして電力消費が問題となる、他の可搬型ビデオデバイスにおける使用に対して非常に望ましいものである。さらに、技術はこのような無線デバイスにおいてはリアルタイムでの符号化を容易にすることが望まれる。

【発明の開示】

【課題を解決するための手段】

【0007】

この開示はビデオ符号化技術を記述する。ビデオ符号化技術はビデオフレームの符号化の期間中に使用された処理サイクルの数を決定し、そして決定された処理サイクルの数に基づいて、異なった符号化モードを用いてビデオフレームを選択的に符号化することを含むことが可能である。もしも決定された処理サイクルの数がしきい値を超えない場合は、ビデオフレームの符号化は動き推定技術(motion estimation)を使用して第1の符号化モードにおいて実行することが可能である。しかしながら、動き推定技術を使用しないビデオフレームの符号化に関する第2のモードは、もしも決定された処理サイクルの数がしきい値を超える場合に使用されることが可能である。

【0008】

しきい値は、与えられたビデオフレームの符号化に対して利用可能な処理サイクルの数を定義することが可能であり、そして決定された処理サイクルの数は、与えられたビデオフレームの符号化処理の期間中に使用された計数されたサイクルの数であることが可能である。もしも決定された処理サイクルの数がしきい値を超える場合は、動き推定技術は、フレームの次のビデオブロックに対する、あるいは1個あるいはそれ以上の後のフレームに対するテクスチャ符号化等の、計算的により少なく強力な(less computationally intensive)符号化技術を選択して中止されることが可能である。したがって、計算上の特性を向上するために、異なった符号化モードが選択的な基準で使用されることが可能である。このように、ビデオ符号化は比較的限定された処理能力を有するデバイスにおいて実現されるべきリアルタイム符号化を可能として、加速されることが可能である。

【0009】

この技術はハードウェア、ソフトウェア、ファームウェア、あるいはこれらの任意の組み合わせの中で実行されることが可能である。ソフトウェア内で実行される場合は、この技術は実行されるときにこの中に記述された１個あるいはそれ以上の符号化技術を実行するプログラムコードを含む、計算機によって読み出し可能な媒体に向けられることが可能である。種々の実施例に関するさらなる詳細が以下の添付図面および記述の中に示される。他の特徴、目的および利点は、記述および図面からそして特許請求の範囲から明白となるであろう。

【発明を実施するための最良の形態】

【 0 0 1 0 】

一般的に、この開示は、圧縮比におけるトレードオフを用いて、資源の限定された基盤の中に、ビデオ符号化方式を適合させるために使用することが可能な符号化技術に向けられている。技術は、あるシナリオにおける計算を減少し、処理時間を加速し、そして多分ビデオ符号化期間中の電力消費を減少する目的のために、デジタルビデオデバイスの符号化器によって実行されることが可能である。このようにして、符号化技術はMPEG 4等の標準に従ったビデオ符号化を改善し、そして計算処理上の資源 (computational resource) がさらに限定され、そして電力消費が問題とされる無線デバイスにおけるビデオ符号化の実行をさらに容易にすることが可能である。さらに、技術はMPEG 4復号標準等の復号標準との共働性 (interoperability) 能力を維持するように配置することが可能である。

【 0 0 1 1 】

この中に記述されたビデオ符号化技術は、与えられたビデオフレームの符号化の中にある計算処理上のメトリック (computational metric) に応じた選択的な符号化技術を適用している。技術は計算処理上のメトリックがしきい値を超えるまでは第１の符号化モードを、そしてその後は第２の符号化モードを適用することが可能である。このようにして、このビデオ符号化技術はそれぞれのフレームの符号化に向けられる計算処理上の資源を抑制することが可能である。

【 0 0 1 2 】

より特定のには、ビデオ符号化技術はビデオフレームの符号化のための計算処理上の予定 (computational budget) を確立する。計算的に強力な動き推定技術 (あるいは任意の他の、ビデオ符号化における計算的に高価なモジュール) は、計算処理上の予定が使用し切られていない限りは使用が可能である。しかしながら、もしも計算処理上の予定が与えられたビデオフレームの符号化の期間中に使用し切られる場合は、計算的に強力な技術は、フレーム内テクスチャ符号化、あるいはより狭い探索領域上の動き推定符号化等の計算的な強力性のより小さい符号化技術を選択して中断されることが可能である。テクスチャ符号化あるいは減少された探索領域上の動き推定は、より少ない圧縮にも拘らず、よりずっと速く実行することが可能である。このようにして、任意の与えられたビデオフレームに対する符号化処理は過度の時間量を必要としないことが保証可能である。そしてそれは、そうでない場合はリアルタイムでのビデオシーケンスの伝送を損なうことが可能である。さらに、与えられたビデオフレームの符号化を動的に定義することによって、計算処理上の資源が十分である場合は動き推定と組み合わせられたデータ圧縮を利用しながら、計算処理上の資源をより効率的に使用することが可能である。

【 0 0 1 3 】

MPEG 4 標準等の標準に従ったデジタルビデオデータを符号化するデジタルビデオデバイスは、符号化アルゴリズムを実行するためにデジタル信号処理装置 (DSP : digital signal processor) 等の処理装置を実現するかも知れない。符号化アルゴリズムは、ビデオフレームを構成する個々のビデオブロックを符号化するために動き推定技術を実現するかも知れない。指摘したように、動き推定技術は非常に計算的に強力である。とくに、動き推定技術は典型的には、動きベクトルを定義するときの使用に対して許容可能な整合を識別するために、前に送信されたフレーム (あるいは次のフレーム) に関するビデオブロックの若干あるいはすべてに対する、符号化されるべきビデオブロックの比較

を含む。さらに、一つのブロックの他に対する個々の比較の各々は、ピクセルに関する比較を実行するためにいくらかの計算を必要とするかも知れない。しかしながら、アルゴリズムを実行しているDSPの処理速度は一般に固定されている。換言すれば、DSPは典型的にはサイクル/秒(Hz)で定義された周波数で動作する。たとえば、50メガヘルツのクロック速度で動作しているDSPは、毎秒ほぼ5,000万インストラクションを実行する。

【0014】

許容可能な動き推定符号化に対して必要とされる計算の数は任意の与えられたビデオフレームに対して未知であるかも知れない。たとえば、動き推定技術を使用している任意の与えられたビデオフレームを符号化するために必要とされる計算の数は、ビデオフレームの内容および含まれる探索アルゴリズムによって変化するかも知れない。しかしながら、必要とされる分解能を有するビデオシーケンスに関するリアルタイム伝送を促進するためには、画像フレームは与えられた時間量の内に符号化されることが必要であるかも知れない。とくに、約15フレーム/秒あるいはそれ以上が、ビデオシーケンスに関する必要とされる分解能を保証するために典型的に必要とされる。

【0015】

若干のフレームは、動き推定技術を使用する他のフレームよりも符号化するためにより長いことを必要とするために、DSPが許容可能な符号化をサポート可能であることを保証するための一つの方法は、DSPのクロック速度を増加することであり、そしてそれによってDSPが常に“最悪の場合”を符号化可能であることを保証することである。それは、もしもDSPが15フレーム/秒が符号化されることを保証するために必要とされる時間内に大部分の計算を必要とするビデオフレームを符号化するのに十分に速い場合は、リアルタイムビデオシーケンスはサポートされることが可能である、ということである。しかしながら、DSPのクロック速度の増加は、実行上の観点および動作上の観点の両者から、非常に高価であるかも知れない。とくに、増加されたクロック速度は、さらなる設計の複雑性と同様に、DSPによるさらなる電力消費を必要とするかも知れない。したがって、ビデオシーケンスのリアルタイム伝送によって課せられる時間制約の範囲内における、“最悪の場合”を符号化するのに必ずしも十分な速さではないかも知れないクロック速度で動作するDSPによってサポートされるべき、リアルタイムビデオ符号化を可能とすることが大いに望まれる。

【0016】

与えられたビデオフレームの符号化のための計算処理上の予定を定義することによって、DSPに関する必要とされる速度は与えられた符号化のシナリオに対して減少することが可能である。若干の場合、計算処理上の予定は少なくとも一部は、前のビデオフレームを符号化するために使用された平均サイクル数によって定義されることが可能である。換言すれば、もしも前のビデオフレームが非常に速く符号化される場合は、計算処理上の節約は、多分次のビデオフレームを符号化するために実行されるべき計算数の増加を可能にして、次のフレームの計算処理上の予定の中に組み入れられることが可能である。以下により詳細に概説される一つの例においては、一部は次のビデオフレームを符号化するための計算処理上の予定を定義するために、いくつかの前に符号化されたビデオフレームと組み合わせられた処理サイクルを定義する移動平均が使用されるかも知れない。したがって、前に送信されたビデオフレームの符号化の期間中の計算処理上の節約は、もしも必要な場合は、次のビデオフレームの符号化が前の計算処理上の節約を利用することが可能なようにリサイクルされるかも知れない。換言すれば、もしもより早いフレームの符号化が計算処理上の節約を生じている場合は、すなわちより早いフレームの符号化がその時存在するしきい値よりもより少ない処理サイクルのうちに実行される場合は、しきい値はより後のフレームに対して増加されることが可能である。他方、前のフレームにおける計算処理上の予定の使用し過ぎはまた、識別されることが可能でありそしてその場合、後のフレームに対するしきい値は従って減少されることが可能である。他の場合においては、計算処理上の予定は各フレームに対して適用されそして時間に対して変化しない、固定されたし

10

20

30

40

50

きい値によって定義されるかも知れない。

【 0 0 1 7 】

この中に記述された技術はある利益を与えることが可能であるかも知れない。たとえば、この技術はビデオ符号化期間中の電力消費の減少を促進することが可能であり、そして、リアルタイム符号化に対して必要とされる時間制約の中の“最悪の場合”を符号化するのに必ずしも十分な速さではないクロック速度で動作するDSPを用いて、効率的なリアルタイムビデオ符号化を促進することが可能である。この技術はとくに、無線デジタルビデオデバイスあるいは計算処理上の資源がさらに制限されそして電力消費が問題となる他の可搬型ビデオデバイスの場合に有用であることが可能である。

【 0 0 1 8 】

DSP技術における将来の進歩によって、DSPクロック速度は常に増加するであろうし、そして電力消費は与えられたクロック速度に対して減少するであろう。より速い、そしてより電力効率のよいDSPをもってさえもなお、この中に記述された技術は非常に有用であることが可能である。たとえば、より速いクロック速度は、毎秒より多いフレームの符号化をサポートすることによって、あるいは3次元像等のより複雑な像をサポートすることによって、改善されたリアルタイム分解能を許容することが可能である。同様に、より速いクロック速度は、より大きいビデオフレームがリアルタイムで符号化されることを許容することが可能である。要するに、この中に記述された技術は、任意の与えられたクロック速度で動作するDSPとの使用に限定されるものではなく、そして信号処理技術が発展を続けるのに伴ってよりずっと速いDSPとの使用に対して等しく有用であることが可能である。同様に、もしもハードウェア内で実行される場合は、ハードウェア速度はそれに応じて減少することが可能である。

【 0 0 1 9 】

図1は、ソースデバイス4がビデオデータの符号化されたシーケンスを、通信リンク6上で受信デバイス8に送信している、例となるシステム2を示しているブロック線図である。ソースデバイス4および受信デバイス8は、ともにデジタルビデオデバイスである。とくに、ソースデバイス4は、動画像符号化専門家会合によって開発されたMPEG4等の種々のビデオ圧縮標準の任意の一つを用いてビデオデータを符号化しそして送信する。他の標準は動画像符号化専門家会合によって開発された、MPEG1、MPEG2、あるいは他のMPEG標準、ITU H.263、モーションJPEG2000、Cupertino CaliforniaのApple Computerによって開発されたQuickTimeTM技術、Redmond、WashingtonのMicrosoft Corporationによって開発されたVideo for WindowsTM、Intel Corporationによって開発されたIndeoTM、およびSuperMac Inc.によって開発されたCinepakTMを含むことが可能である。

【 0 0 2 0 】

通信リンク6は、無線リンク、物理的伝送ライン、ローカルエリアネットワーク、ワイドエリアネットワーク、あるいはインターネット等のグローバルネットワーク、公衆交換電話ネットワーク(PSTN)、あるいは種々のリンクおよびネットワークの組み合わせを含むことが可能である。換言すれば、通信リンク6は、任意の適切な通信媒体、あるいは多分ソースデバイス4から受信デバイス8へのビデオデータを送信するための異なったネットワークおよびリンクの集合を表している。

【 0 0 2 1 】

ソースデバイス4は、ビデオデータを符号化しそして送信することが可能な任意のデジタルビデオデバイスであることが可能である。たとえば、ソースデバイス4は、デジタルビデオシーケンスを記憶するためのメモリ22、シーケンスを符号化するためのビデオ符号化器20、および符号化されたシーケンスを通信リンク6上に送信するための送信機14を含むかも知れない。たとえば、ビデオ符号化器20は、DSPおよび/あるいは、符号化技術を定義するプログラマブルソフトウェアモジュールを実行するマイクロ処理装置を含むことが可能である。

【 0 0 2 2 】

10

20

30

40

50

ソースデバイス 4 はまた、ビデオシーケンスを捕捉しそして捕捉されたシーケンスをメモリ 22 内に記憶するためのビデオカメラ等の画像センサ 23 を含むかも知れない。若干の場合、ソースデバイス 4 は、リアルタイムビデオシーケンスを通信リンク 6 上に送信するかも知れない。これらの場合、受信デバイス 8 は、リアルタイムビデオシーケンスを受信しそしてビデオシーケンスをユーザに表示することが可能である。

【0023】

受信デバイス 8 は、ビデオデータを受信しそして復号することが可能な任意のデジタルビデオデバイスであることが可能である。たとえば、受信デバイス 8 は、符号化されたデジタルビデオシーケンスを受信するための受信機 15、シーケンスを復号するための復号器 16、およびシーケンスをユーザに表示するためのディスプレイ 18 を含むかも知れない。

10

【0024】

ソースデバイス 4 および受信デバイス 8 に対する例となるデバイスは、計算機ネットワーク上におかれたサーバ、ワークステーションあるいは他のデスクトップ計算デバイス、およびラップトップコンピュータ等の移動計算デバイスを含む。他の例は、デジタルテレビジョン放送衛星、およびデジタルテレビジョン、デジタルカメラ、デジタルビデオカメラあるいは他のデジタル記録デバイス、ビデオ能力を有するセルラ無線電話および衛星無線電話等のデジタルビデオ電話、他の無線ビデオデバイス、および類似のものを含む。

【0025】

20

若干の場合、ソースデバイス 4 および受信デバイス 8 は各々、デジタルビデオデータを符号化しそして復号するための、符号化器 / 復号器 (CODEC) (図示せず) を含む。その場合、ソースデバイス 4 および受信デバイス 8 の両者はメモリおよびディスプレイと同様に送信機および受信機を含むことが可能である。以下に概説される符号化技術の多くは、符号化器を含むデジタルビデオデバイスの環境で記述される。しかしながら、符号化器は、CODEC の部分を形成することが可能であることは了解される。その場合、CODEC は、DSP、マイクロ処理装置、特定用途向け集積回路 (ASIC)、ディスクリットハードウェアコンポーネント、あるいはこれらの種々の組み合わせとして実現されることが可能である。

【0026】

30

たとえば、ソースデバイス 4 は、ビデオデータを符号化するためにビデオ画像のシーケンス内のピクセルのブロック上で動作する。たとえば、ソースデバイス 4 の符号化器 20 は、送信されるべきビデオ画像フレームがいくつかのより小さい画像ブロックを含むマクロブロックに分割される、動き推定符号化技術を実行することが可能である。画像フレーム内の各マクロブロックに対してソースデバイス 4 のビデオ符号化器 20 は、類似のマクロブロックを識別するために、すでに送信された先のビデオフレーム (あるいは次のビデオフレーム) に対する、メモリ 22 内に記憶されたマクロブロックを探索し、そしてマクロブロック間の差を、符号化に対して使用された前のフレームからマクロブロックを識別する動きベクトルとともに符号化する。若干の場合、ソースデバイス 4 は、計算の数を減少しそして電力を節約するために、符号化処理期間中種々のタスクあるいは反復の終了を

40

【0027】

動き推定において、用語 “タスク” は、現在のビデオブロックを探索空間内にある異なったビデオブロックと比較するために使用される、計算処理上の共通のセットを示している。換言すれば、タスクは、現在のビデオブロックおよび探索空間内の異なったビデオブロック間の比較を示している。たとえば、1 個のタスクは現在のビデオブロックのいくつかのピクセルを異なったビデオブロックのそれらと比較するために、いくつかの計算を行うことを含むかも知れない。たとえば、(画像ブロックの場合における) 64 回の計算あるいは (マクロブロックの場合における) 256 回の計算は、1 個のタスクに含まれることが可能である。各タスクの期間中、計算はそのタスクに対する進行中の差の値 (時とし

50

ては差のメトリックとして参照される)を定義するために累算されることが可能である。何れかの与えられたタスクを終了するか否かの決定は各計算の後に、あるいは代わりに計算のサブセット、すなわちタスクのサブセットを定義する計算の整数値の後に、なされることが可能である。後者の場合、計算の整数値は、符号化ルーチンに対して付加的な柔軟性を与えるために、プログラム可能であるかも知れない。

【0028】

動き推定において、用語“反復”は、ビデオ符号化の期間中実行されるタスクに関する共通のセットを示している。現在のビデオブロックと組み合わせられたタスクの完全なシリーズが1個の反復である。換言すれば、1個の反復は、現在のビデオブロックが探索空間内の1組の前のビデオブロック(あるいは次のビデオブロック)のセットと比較される、比較のセットである。各個々の比較は、いくつかの計算を伴う1個のタスクである。したがって、探索空間は、反復の期間中現在のビデオブロックと比較されるビデオブロックのセットを定義する。1個の反復に関する各々の比較は、1個のタスクとして参照され、そして各タスク、すなわち各比較はいくつかの計算を伴うかも知れない。反復は、たとえば、もしも反復の途中で(during the coarse of an iteration)許容できる整合が識別される場合は、早くに終了されるかも知れない。

【0029】

画像フレームを符号化するために動き推定を実行する場合に、反復は各ビデオブロック、たとえばフレームのマクロブロックあるいは画像ブロックに対して実行されることが可能である。いくつかのタスクは各反復に対して実行され、そして各タスクはいくつかの計算を含む。したがって、動き推定技術を用いて画像フレームを符号化するためには、非常に大きい数の計算が必要とされるかも知れない。以下に、非常に詳細に記述されるように、画像フレームを符号化するための計算処理上の予定の確立は、動き推定が、効率的なリアルタイムビデオ伝送を害するかも知れない程度まで計算処理上の予定を使用し切ることにならないことを保証することが可能である。

【0030】

受信デバイス8の受信機15は、動きベクトルおよび符号化された差の形態等で符号化されたビデオデータを受信することが可能である。この場合、復号器16は、ディスプレイ18によってユーザに表示するためのビデオシーケンスを発生するために、テクスチャ復号および動き補償技術を実行する。受信デバイス8の復号器16はまた、符号化器/復号器(CODEC)として実現されるかも知れない。その場合、ソースデバイスおよび受信デバイスの両者は、符号化、送信、受信、およびデジタルビデオシーケンスの復号が可能であるかも知れない。

【0031】

任意の与えられたビデオフレームの符号化の期間中、動き推定技術が計算的により少なく強力な符号化技術を選択して中断されるべきか否かを決定することが可能である。換言すれば、動き推定を使用する符号化の第1のモードは最初に使用されることが可能であり、しかし、もしも使用された処理サイクルの数がしきい値を超える場合は、動的に終了されることが可能である。この場合、動き推定を使用しない符号化の第2のモードが、フレームの符号化を完了するために必要とされる計算の数を減少するために、第1のモードの代わりに使用されることが可能である。指摘したように、計算処理上の予定は、動き推定が任意の与えられた瞬間において中断されるべきか否かを決定するために、確立されそしてモニタされることが可能である。もしもその場合は、静止画像の圧縮に対して広く使用されているフレーム内圧縮技術が、動き推定の代わりに使用されることが可能である。

【0032】

計算的により少なく強力な符号化技術の一つの例は、当業界において知られる離散コサイン変換(DCT)技術を使用するテクスチャ符号化である。テクスチャ符号化は、動き推定符号化よりもずっと速く、そしてより少ない計算をもって実行されることが可能である。しかしながらテクスチャ符号化は、データ圧縮の点では同じ利点を与えないかも知れない。動き推定が使用される場合は、テクスチャ符号化はまた動き推定技術に加えて

10

20

30

40

50

使用されることが可能である。しかしながら、動き推定が回避される場合は、テクスチャ符号化あるいは他の計算的により少なく強力な符号化技術が、計算処理上の節約をもたらして動き推定の代わりに使用されるかも知れない。

【 0 0 3 3 】

図 2 は、この中に記述された技術に従ってディジタルビデオシーケンスを圧縮するビデオ符号化器 20 を組み入れているソースデバイス 4 等の、例となるディジタルビデオデバイス 10 を示しているブロック線図である。典型的なディジタルビデオデバイス 10 は、移動計算デバイス、パーソナルディジタルアシスタント (P D A)、無線通信デバイス、無線電話、および類似のもの等として示される。しかしながら、本開示における技術は、無線デバイスに限定されておらずそして、無線でないデバイスを含む他のディジタルビデオデバイスに容易に適用されることが可能である。

10

【 0 0 3 4 】

図 2 の例において、ディジタルビデオデバイス 10 は送信機 14 およびアンテナ 12 を経て圧縮されたディジタルビデオシーケンスを送信する。ビデオ符号化器 20 は、ビデオシーケンスを符号化し、そして伝送に先立ち符号化されたディジタルビデオシーケンスをビデオメモリ 22 の中にバッファする。たとえば、ビデオ符号化器 20 は、プログラマブルディジタル信号処理装置 (D S P)、マイクロ処理装置、1 個あるいはそれ以上の特定用途向け集積回路 (A S I C s)、特別なハードウェアコンポーネント、あるいはこれらのデバイスおよびコンポーネントの種々の組み合わせを含むかも知れない。メモリ 22 は、符号化処理の期間中ビデオ符号化器 20 による使用のために、計算機により読み出し可能な命令およびデータを記憶することが可能である。たとえば、メモリ 22 は同期ダイナミックランダムアクセスメモリ (S D R A M)、F L A S H メモリ、電氣的に消去可能なプログラマブルリードオンリーメモリ (E E P R O M)、あるいは同様なものを含むかも知れない。

20

【 0 0 3 5 】

若干の場合、ディジタルビデオデバイス 10 は、ビデオシーケンスを捕捉するための画像センサ 23 を含む。たとえば、画像センサ 23 は、ビデオシーケンスを捕捉し、そしてそれを符号化のためにメモリ 22 内に記憶するかも知れない。画像センサ 23 はまた、リアルタイムでのビデオ符号化を改善するためにビデオ符号化器 20 に直接に結合されるかも知れない。各フレームのための計算処理上の予定を使用する符号化技術は、もしもビデオ符号化器 20 が比較的遅いクロック速度で動作する場合においても、符号化は実行されるべきビデオシーケンスのリアルタイム伝送を許容する時間の総量内に生起することを保証することが可能である。

30

【 0 0 3 6 】

例として、画像センサ 23 はカメラを含むかも知れない。特に、画像センサ 23 は、電荷結合デバイス (C C D)、電荷注入デバイス、光ダイオードのアレイ、相補型金属酸化膜半導体 (C M O S) デバイス、あるいは任意の他のビデオ画像あるいはディジタルビデオシーケンスの捕捉が可能な感光性デバイスを含むかも知れない。

【 0 0 3 7 】

例として、ビデオ符号化器 20 は D S P を含むかも知れない。ビデオ符号化器 20 は、動き符号化器 26 およびテクスチャ符号化器 28 を選択的に制御するために、符号化制御器 24 を含むかも知れない。換言すれば、これらのコンポーネントの各々は、D S P 上で実行するソフトウェアモジュールを含むかも知れない。あるいは、ビデオ符号化器 20 の 1 個あるいはそれ以上のコンポーネントは、この中に記述された 1 個あるいはそれ以上の技術に関する観点を実行する、特別に設計されたハードウェアコンポーネント、あるいは、1 個あるいはそれ以上の A S I C s を含むかも知れない。いずれの場合も、符号化制御器 24 は動き符号化器 26、およびテクスチャ符号化器 28 を選択的に呼び出すことによってビデオフレームの符号化を制御する。多くの場合、動き符号化器 26 およびテクスチャ符号化器 28 の両者は、ビデオフレームと組み合わせられた符号化処理の期間中に使用される。

40

50

【 0 0 3 8 】

動き符号化器 2 6 は、以下に非常に詳細に記述されるそれらのように、計算的に強力な動き推定符号化技術を実行する。他方、テクスチャ符号化器 2 8 は、静止画像の圧縮に広く使用されるフレーム内圧縮等の、計算的により少なく強力な符号化を実行する。たとえば、テクスチャ符号化器 2 8 は、当業界において知られるように離散コサイン変換 (DCT) 符号化を実行することが可能である。テクスチャ符号化器 2 8 は、動き推定技術が使用される場合は第 1 のモードにおいて動き符号化器 2 6 に加えて、あるいは、動き推定技術が回避される場合は、第 2 のモードにおいて動き推定器 2 6 の代わりに呼び出されるかも知れない。

【 0 0 3 9 】

符号化制御器 2 4 は、与えられたビデオフレームの符号化のための計算処理上の予定を定義するために、しきい値を確立することが可能である。符号化制御器 2 4 は、しきい値をメモリ 2 2 内に記憶することが可能であり、そして計算処理上の予定が使用し切られているか否かを評価するために符号化ルーチンの期間中しきい値にアクセスする。符号化制御器 2 4 は、計算処理上の予定が使用し切られていない限り、動き符号化器 2 6 が動き推定技術を実行することを可能とする。しかしながら、もしも計算処理上の予定が使用し切られている場合は、符号化制御器 2 4 は動き符号化器 2 6 を無力とするであろう。その場合、ビデオフレームの何れか残っている符号化は、意味を持ってより少ない計算、そしてその結果より少ない処理サイクルを必要とする、テクスチャ符号化器 2 8 を使用して単純に実行することが可能である。このようにして、符号化制御器 2 4 は、ビデオフレームの符号化が割り当てられた時間量内に、リアルタイムビデオシーケンスが送信されうことを保証しながら実行されることを保証することが可能である。

【 0 0 4 0 】

符号化制御器 2 4 は、ビデオ符号化器 2 0 と組み合わせられた既知の周波数に部分的に基づいてしきい値を確立するかも知れない。指摘したように、ビデオ符号化器 2 0 は、符号化制御器 2 4、テクスチャ符号化器 2 8、および動き制御器 2 6 に対応する種々のソフトウェアモジュールを実行するデジタル信号処理装置 (DSP) を含むかも知れない。ビデオ符号化器 2 0 の速度は一般に固定されている。換言すれば、ビデオ符号化器 2 0 は、典型的にはサイクル / 秒によって定義された周波数で動作する。一つの例においては、ビデオ符号化器 2 0 は、ほぼ毎秒 5, 000 万インストラクションを実行することが可能であるように、50 メガヘルツのクロック速度で動作することが可能である。より速い、あるいはより遅いクロック速度もまた使用されるかも知れない。いずれにしても、しきい値は一部はビデオ符号化器 2 0 の既知のクロック速度に基づいて確立されることが可能である。若干の場合は、しきい値は符号化制御器 2 4 の中にプログラムされた固定された値であるかも知れず、そして他の場合においてはしきい値は 1 個あるいはそれ以上の前のビデオフレームを符号化するために使用された処理サイクルの数に基づいて調整される動的な値であるかも知れない。

【 0 0 4 1 】

たとえば、符号化制御器 2 4 は、1 個あるいはそれ以上の前のビデオフレームを符号化するために使用された処理サイクルの数に基づいて、フレームごとの基準 (frame-by-frame basis) でしきい値を確立することが可能である。若干のフレームは動き推定技術を使用している他のフレームよりも符号化のためにより長く必要とするかも知れない。その結果、計算処理上の予定は少なくとも一部は、前のビデオフレームを符号化するために使用された平均サイクル数によって定義されることが可能である。換言すれば、もしも前のビデオフレームが非常に速く符号化される場合は、計算処理上の節約は、多分後のビデオフレームを符号化するために実行されるべき計算数の増加を可能として、後のフレームのための計算処理上の予定の中に組み入れられることが可能である。一つの例においては、前に符号化されたビデオフレームの数と組み合わせられた処理サイクルを定義する移動平均は、後のビデオフレームを符号化するための計算処理上の予定を定義するために使用することが可能である。このようにして、前に送信されたビデオフレームの符号化の期間中の計

10

20

30

40

50

算処理上の節約は、後のビデオフレームの符号化が、もしも必要とされる場合は、前の計算処理上の節約を利用可能であるようにリサイクルされることが可能である。

【 0 0 4 2 】

符号化制御器 2 4 は、使用されたクロックサイクルの数を正確に計数することによって、あるいはビデオフレームの符号化と組み合わせられたタイミングを追跡することによって、与えられたビデオフレームの符号化期間中に使用された処理サイクルの数を決定することが可能である。いずれの場合においても、符号化制御器 2 4 は与えられたビデオフレームの符号化の期間中に使用された処理サイクルの数をモニターし、そして使用されたサイクルの数を、計算処理上の予定が使用し切られているか否かを決定するためにしきい値と比較する。もしもその場合は、符号化制御器 2 4 は、動き符号化器 2 6 を無力とし、そしてテクスチャ符号化器 2 8 のみを使用してフレームの残っている符号化を実行する。しかしながら、計算処理上の予定が使用し切られている限り、動き符号化器 2 6 は、動き推定技術は一般的に増加された圧縮、そして従ってビデオシーケンスの伝送期間中の減少された帯域幅の消費を考慮に入れることから、使用されるかも知れない。

10

【 0 0 4 3 】

動き推定符号化の期間中、動き符号化器 2 6 は、符号化されるべき現在のビデオフレームと組み合わせられた現在のビデオブロックを、前の画像フレームあるいはそのサブセット（あるいは次の画像フレームあるいはそのサブセット）に関する種々のビデオブロックと比較する。類似のビデオブロックを識別する場合は、動き符号化器 2 6 は、現在のビデオブロックおよび類似のビデオブロック間の差を決定する。符号化制御器 2 4 は、この情報を動き符号化器 2 6 から受信することが可能であり、そしてこの情報を送信機 1 4 に進めることが可能である。送信機はそこで、動き符号化器 2 6 によって識別された差と同様に、類似のビデオブロックを識別する動きベクトルを送信することが可能である。送信機 1 4 は各画像ブロックに対する符号化された情報を送信するかも知れず、あるいは一度そのフレームは符号化されている、完全な画像フレームに対する情報を送信するかも知れない。動きベクトルを使用している画像ブロックを符号化することによって、ビデオデータのストリームの伝送のために必要とされる帯域幅は意味を持って減少されることが可能である。しかしながら、ある例においては動き推定の使用を回避することによって、リアルタイム伝送が保証されるかも知れない。

20

【 0 0 4 4 】

図 3 は、メモリ 2 2 内に記憶されることが可能な、例となるマクロブロック 3 1 を示している。MPEG 標準および他のビデオ符号化方式は、動き推定ビデオ符号化の期間中マクロブロックを使用する。MPEG 標準においては、用語マクロブロックは、ビデオ画像フレームのサブセットを形成するピクセル値の 16×16 集合を指す。より大きいあるいはより小さいピットの数が、必要とされる画像品質を得るために、各ピクセルを定義するためにまた使用されることが可能であるが、各ピクセル値は、データの 1 バイトによって表されることが可能である。マクロブロックはいくつかのより小さい 8×8 ピクセル画像ブロック 3 2 を含むかも知れない。しかしながら、一般的にこの中に記述される符号化技術は、 16 バイト \times 16 バイトマクロブロック、 8 バイト \times 8 バイト画像ブロック、あるいはもしも必要とされる場合は、異なったサイズのビデオブロック等の任意の定義されたサイズのブロックを使用して動作することが可能である。

30

40

【 0 0 4 5 】

図 4 は、メモリ内に記憶されることが可能な、例となる探索空間 4 1 を示している。探索空間 4 1 は、前に送信された画像フレーム（あるいはフレームのシーケンスにおける次の画像フレーム）に対応するビデオブロックのバッファされた集合である。探索空間は、そのエンティティ内の前のあるいは次の画像フレーム、あるいはもしも必要とされる場合は画像フレームのサブセットを含むかも知れない。一般的に、より大きい探索空間は符号化されるべき現在のブロックに比較されることが可能なより多いブロックを、すなわち反復当たりのより多いタスクを定義するであろうことから、より大きい探索空間は、動き推定符号化の期間中のより多い計算をもたらすであろう。さらに、現在の画像フレームは、

50

現在のブロックおよび前のフレーム内の類似の画像ブロック間の差が、前のフレームの類似の画像ブロックを識別する動きベクトルとともに送信されるように、適切な整合を識別するために探索空間 4 1 内のブロックと比較される。

【 0 0 4 6 】

より特別には、動き推定ビデオ符号化の期間中、動き符号化器 2 6 は、符号化されるべき現在のビデオブロックをビデオ符号化に関して当業界においてよく知られているような、絶対差の総計(Sum of Absolute Difference) (S A D) 技術あるいは二乗差の総計(Sum of Squared Difference) (S S D) 技術等の比較技術を使用して、前のビデオブロックと比較することが可能である。他の比較技術もまた使用可能である。

【 0 0 4 7 】

S A D 技術は、符号化されるべき現在のブロックに関するピクセル値と、現在のブロックが比較されつつある前のブロックに関するピクセル値間の、絶対差計算を実行するタスクを伴っている。これらの絶対差計算の結果は、現在のビデオブロックおよび、現在のビデオブロックが比較されつつある前のビデオブロック間の差を表している差値を定義するために、合計されすなわち累算される。1 個の 8×8 ピクセル画像ブロックに対しては、6 4 個の差が計算されそして合計されるであろうし、そして1 個の 16×16 ピクセルマクロブロックに対しては2 5 6 個の差が計算されそして合計されるであろう。若干の場合には、タスク計算は累算された差値がタスクしきい値を超える場合に終了されるかも知れない。その場合さらなる計算は不必要であるかも知れない。

【 0 0 4 8 】

S S D 技術もまた、符号化されるべき現在のブロックに関するピクセル値と、現在のブロックが計算されつつある前のブロックに関するピクセル値間の、差計算を実行するタスクを伴っている。S S D 技術においては、絶対差計算の結果は二乗され、そしてそこで二乗された値は現在のビデオブロックおよび現在のビデオブロックが比較されつつある前のビデオブロック間の差を示している差値を定義するために、合計されすなわち累算される。

【 0 0 4 9 】

あるいは、平均二乗誤差 (M S E : Mean Square Error)、正規化相互相関関数 (N C C F : Normalized Cross Correlation Function)、あるいは他の適切な比較アルゴリズム等の他の比較技術が実行されるかも知れない。しかしながら、いずれの場合においても動き推定技術は、動きベクトルを使用するビデオ符号化に対して受け入れ可能な整合を識別するために、非常に多数の計算を必要とする。したがって、動き推定技術は、計算処理上の予定が割り当てられた時間内に実行されるべき動き推定技術を可能とするのに不十分であることが決定されるあるシナリオにおいては回避されるかも知れない。

【 0 0 5 0 】

図 5 は、この開示の原理に従ったビデオ符号化技術を示しているフロー線図である。示されるように、ビデオフレームの符号化の期間中、符号化制御器 2 4 は、それらが発生したときに処理サイクルの数を計数しあるいは合計すること等によって、あるいは符号化処理の時間を計ることによって計算の総量をモニターする (5 1)。もしも計算処理上の予定が超過される場合は (5 2 のはいブランチ)、たとえば計数された処理サイクルの数が確立されたしきい値を超える場合は、符号化処理は動き推定技術を使用することなしに進む (5 4)。たとえば、計算処理上の予定が超過される場合は (5 2 のはいブランチ)、テクスチャ符号化、あるいは他の計算的により少なく強力な符号化技術が使用されるかも知れない。しかしながら、計算処理上の予定が超過されない限り (5 2 のいいえブランチ)、そこで動き推定技術は符号化のために使用される (5 3)。動き推定は、もしも計算処理上の資源が利用可能である場合は、動き推定符号化は増加されたデータ圧縮、およびしたがってビデオシーケンスの伝送期間における減少された帯域幅消費をもたらすことが可能であるために選択されるかも知れない。

【 0 0 5 1 】

代わりに、動き推定技術は残っている計算処理上の資源の程度に基づいて修正されるこ

10

20

30

40

50

とが可能である。換言すれば、使用された処理サイクルの数がしきい値に近づくにつれて、符号化制御器は、動き符号化器 2 6 によって実行された動き推定技術を、任意の与えられた反復に対する探索空間のサイズを減少すること等によって、動的に変化させることが可能である。このようにして、動き推定は、計算処理上の制約の中でより容易に利用されることが可能である。

【 0 0 5 2 】

図 6 は、この開示の原理に従ったビデオ符号化技術を示しているより詳細なフロー線図である。図 6 に示されるように、デジタルビデオデバイス 1 0 の符号化制御器 2 4 は、フレーム当たりのサイクルの移動平均を計算することによって、ビデオフレームの符号化を開始する (6 1)。換言すれば、符号化制御器 2 4 は、いくつかの前のビデオフレームを符号化するために使用されたフレーム当たりのサイクルの平均数を決定する。符号化制御器 2 4 はそこで、現在のビデオフレームの符号化のための計算処理上の予定をセットする。とくに、符号化制御器 2 4 は、動き推定に対して使用することが可能な処理サイクルの数を定義するために、しきい値を定義することが可能である。しきい値はビデオ符号化器 2 0 のクロック速度によって定義されることが可能であり、そして一部は計算された移動平均によってさらに定義されるかも知れない。たとえば、もしも、いくつかの前のビデオフレームを符号化するために必要とされたフレーム当たりのサイクルの平均数が予想されたよりも意味をもって少なかった場合は、計算処理上の節約はしきい値の中に、さらなる計算が実行され得るように組み込まれることが可能である。同様に、もしも、いくつかの前のビデオフレームを符号化するために必要とされたフレーム当たりのサイクルの平均数が予想されたよりも意味をもって多かった場合は、計算処理上の超過は、以後のフレームに対しては、しきい値の中により少ない計算が実行されうるように組み込まれることが可能である。符号化制御器 2 4 は、しきい値が符号化ルーチンの期間中アクセスされることが可能なように、メモリ 2 2 内にしきい値を記憶することが可能である。

【 0 0 5 3 】

符号化制御器 2 4 は、上に概説されたそれらのように (6 3)、動き符号化器 2 6 が動き推定技術を使用して画像ブロックを符号化することを可能にする。符号化の期間中、符号化制御器 2 4 は、ビデオ符号化器 2 0 によって使用された処理サイクルの数を計数することによって、あるいは現在のビデオブロックの符号化の期間中経過した時間の総量を追跡すること等によって、使用された処理サイクルの数をモニターしそして決定する。他の推定技術もまた、使用されたサイクルの数を決定するために用いられるかも知れない。符号化制御器 2 4 はそこで、現在のビデオフレームの符号化の期間中に使用された処理サイクルの数をメモリ 2 2 内に記憶されたしきい値と比較することによって等で、計算処理上の予定が超過されているか否かを決定する (6 4)。もしも計算処理上の予定が超過されていない場合 (6 4 のいいえブランチ) は、ビデオブロックを符号化するために動き推定が使用される (6 5)。若干の場合、もしも動き推定が使用される場合は、動き推定符号化技術に加えてテクスチャ符号化技術が使用されるかも知れない。フレームのさらなるビデオブロックがなお符号化されることを必要とされる限り (6 6 のはいブランチ)、計算処理上の予定をモニターする処理は反復される (6 4)。

【 0 0 5 4 】

もしも符号化制御器 2 4 が、現在のビデオフレームの符号化の期間中に使用された処理サイクルの数がメモリ 2 2 内に記憶されたしきい値を超えると決定すること等によって、計算処理上の予定が超過されていると決定する場合は (6 4 のはいブランチ)、符号化制御器は動き符号化器 2 6 を無力とする (6 7)。この場合、ビデオ符号化器 2 0 は、動き推定技術を使用することなしに何れかの残っているビデオブロックを符号化する (6 8)。たとえば、符号化制御器 2 4 は、動き符号化器 2 6 を無力にし、そしてテクスチャ符号化器 2 8 のみを、テクスチャ符号化技術を使用して残っているビデオブロックが符号化されうるように可能とするかも知れない。他の符号化技術を実行する付加的な符号化器は、テクスチャ符号化器 2 8 に加えて、あるいはその代わりに加えられるかも知れない。若干の場合、動き推定が無力とされる場合に、フルビデオフレームは、計算された動きベクト

ルを捨てて、テクスチャ符号化技術のみを使用して符号化されるかも知れない。しかしながら、大部分の場合、動き符号化器 26 が可能であった間に計算された動きベクトルは使用可能である。後者の場合、動き推定技術を使用して符号化されなかった残っているビデオブロックのみが、テクスチャ符号化技術のみを使用して符号化される必要があるかも知れない。

【0055】

図7は、図6におけるビデオ符号化技術の変形を示しているフロー線図である。この場合符号化制御器 24 は、現在のビデオフレームを符号化するための計算処理上の予定をセットする(71)。たとえば、符号化制御器はフレーム当たりのサイクルの移動平均を計算し、そして符号化に対して使用することが可能な処理サイクルの数を定義するためにし

10

【0056】

符号化制御器 24 はそこで、現在のビデオフレームを符号化する期間中に使用された処理サイクルの数をメモリ 22 内に記憶されたしきい値と比較すること等によって、計算処理上の予定が超過されていないか否かを決定する(72)。もしも計算処理上の予定が超過されていない場合は(72におけるいいえブランチ)、前のフレームに関する少ない使用を考慮に入れるために、しきい値は増加されるかも知れず(74)、そしてビデオブロックを符号化するために動き推定を使用することが可能である(75)。他方、もしも計算

20

【0057】

一度フレームが符号化されているときは、符号化制御器 24 は、符号化されたフレームをメモリ 22 から送信機 14 に進める。送信機 14 はそこで、符号化されたフレームを送信することが可能である(77)。図7に示された技術はそこで、さらなるビデオフレームを符号化するために反復されることが可能である(70)。なお他の例においては、図7に示された技術は2個あるいはそれ以上のビデオフレームの符号化を超えて拡張されることが可能である。換言すれば、1個のフレームと組み合わせられた計算処理上の節約、あるいは超過は、後のフレームに対して予定されたしきい値の確立および/あるいは修正の中で、あるいは任意の与えられたフレーム、あるいは任意の個々のフレームのビデオブロックに対して実行される探索に関する定義されたサイズの中で、考慮に入れることが可

30

40

【0058】

若干の場合、この中に記述された技術に従って符号化されたフレームは、MPEG 4 標準等の1個あるいはそれ以上のMPEG標準に従う独自のフォーマットを有するかも知れない。たとえば、もしもビデオフレームが(N)個のビデオブロックを定義する場合は、ブロックのシーケンス(1からM)を定義しているビデオブロックの第1のセットは、事実上動きベクトルを使用して符号化されるかも知れない。若干の場合、たとえば、もしも受け入れ可能な動きベクトルが1個あるいはそれ以上のブロックに対して識別されない場合は、第1のシーケンス内のビデオブロックのいくらかは、動きベクトルを使用することなしに符号化されるかも知れない。そして、他の場合においては、第1のシーケンス内

50

のビデオブロックのすべては動きベクトルを使用して符号化されるかも知れない。ブロックのシーケンス ($M + 1$ から N) を定義しているビデオブロックの第 2 の組み合わせは、動きベクトルを使用することなしに符号化されるかも知れない。たとえば、動き推定器 26 が上に概説したように無力にされる場合、残っているビデオブロックは、テクスチャ符号化器 28 のみを使用して符号化されるかも知れない。このフォーマットに従って定義されたフレームは、デバイス 10 のメモリ 22 等の計算機により読み出し可能な媒体上に記憶されるかも知れない。さらに、このフォーマットに従って定義されたフレームは、符号化されたデータで変調された搬送波の形態で、計算機によって読み出し可能な媒体上に記憶されるかも知れない。たとえば、変調された搬送波は、フレームをデバイス 10 から送信機 14 およびアンテナ 12 を経由して送信するために使用された媒体であるかも知れない。いずれの場合においても、計算機により読み出し可能な媒体はその中に記憶された画像フレームを含むかも知れない。

10

【 0 0 5 9 】

いくつかの異なった実施例が記述されてきている。たとえば、ビデオ符号化技術は、ビデオフレームの符号化のための計算処理上の予定を確立するものとして記述されている。記述された技術は、あるシナリオにおいては計算を回避し、符号化処理を加速し、そして多分ビデオ符号化期間中の電力消費を減らすことによって、ビデオ符号化を改善することが可能であるかも知れない。このようにして、技術は M P E G 4 等の標準に従ったビデオ符号化を改善することが可能であり、そして計算処理上の予定がさらに限定され、そして電力消費が問題となる無線デバイス内におけるビデオ符号化の実行をより容易にすることが可能である。さらに、この技術は M P E G 4 復号標準等の復号標準との共働性に影響を与えないことが可能である。

20

【 0 0 6 0 】

それにも拘らず、種々の修正が特許請求の精神および範囲から逸脱することなしに実施されることが可能である。たとえば、若干の場合、動き推定技術は現在利用可能な計算処理上の資源に基づいて修正されることが可能である。たとえば、探索技術は何れかの与えられたビデオフレームの符号化の期間中利用可能な計算処理上の資源に基づいて修正されることが可能である。換言すれば、若干の場合、計算処理上の予定は使用される動き推定技術の範囲を動的に定義するためにより厳密にモニターされるかも知れない。とくに、動き推定の期間中に使用される比較および探索の数は、使用されてきているしきい値に関する計算の数によって決定されたとして利用可能な計算の総量に基づいて、動的に調整され、あるいは定義されるかも知れない。たとえば、もしもさらなる計算処理上の資源が利用可能である場合は、動き推定の期間中より徹底的な探索が使用されるかも知れない。しかしながら、計算処理上の資源は、任意の与えられたビデオフレームの符号化の期間中、より制限されてくるために、より少なく徹底的な探索が使用されるかも知れない。ある点で動き推定は、上に概説したように全く回避されることが可能である。いくつかの異なったしきい値が、いつ動き推定技術が変更され、調整され、あるいは終了されるべきであるかを定義するために確立されるかも知れない。上に記述された技術に対するこれらのあるいは他の修正および拡張が、符号化処理を改善するために実現されるかも知れない。

30

【 0 0 6 1 】

この技術は、ハードウェア、ソフトウェア、ファームウェア、あるいはこれらの任意の組み合わせ内で実現されることが可能である。もしもソフトウェア内で実現される場合は、技術は、M P E G 4 標準に従ったビデオストリームを符号化するデバイス内で実行されるときに、1 個あるいはそれ以上の上に述べた方法を実行するプログラムコードを含む、計算機により読み出し可能な媒体に向けられることが可能である。その場合、計算機により読み出し可能な媒体は、同期ダイナミックランダムアクセスメモリ (S D R A M) 等のランダムアクセスメモリ (R A M)、リードオンリーメモリ (R O M)、非揮発性ランダムアクセスメモリ (N V R A M)、電氣的に消去可能なプログラマブルリードオンリーメモリ (E E P R O M)、F L A S H メモリ、および類似なものを含むかも知れない。

40

【 0 0 6 2 】

50

プログラムコードは、メモリ上に計算機により読み出し可能な命令の形態で記憶されることが可能である。その場合、DSP等の処理装置はこれの中に記述された1個あるいはそれ以上の技術を実行するためにメモリ内に記憶された命令を実行することが可能である。若干の場合、技術は、符号化処理を加速するために種々のハードウェアコンポーネントを呼び出すDSPによって実行されるかも知れない。他の場合においては、ビデオ符号化器はマイクロ処理装置、1個あるいはそれ以上の特定用途向け集積回路(ASICs)、1個あるいはそれ以上のフィールドプログラマブルゲートアレイ(FPGAs)、あるいは若干の他のハードウェアソフトウェア組み合わせとして実現されることが可能である。これらの、そして他の実施例は請求項の範囲内にある。

【図面の簡単な説明】

10

【0063】

【図1】図1は、この中でソースデバイスは符号化されたビデオデータのシーケンスを受信デバイスに送信する、例となるシステムを示しているブロック線図である。

【図2】図2は、デジタルビデオシーケンスを圧縮するビデオ符号化器と合体している、例となるデジタルビデオデバイスを示しているブロック線図である。

【図3】図3は、ビデオデータに関する例となるマイクロブロックの概念的説明である。

【図4】図4は、例となる探索空間の概念的説明である。

【図5】図5～7は、デジタルビデオデバイス内で実現することが可能な、ビデオ符号化技術を示しているフローチャートである。

【図6】図5～7は、デジタルビデオデバイス内で実現することが可能な、ビデオ符号化技術を示しているフローチャートである。

20

【図7】図5～7は、デジタルビデオデバイス内で実現することが可能な、ビデオ符号化技術を示しているフローチャートである。

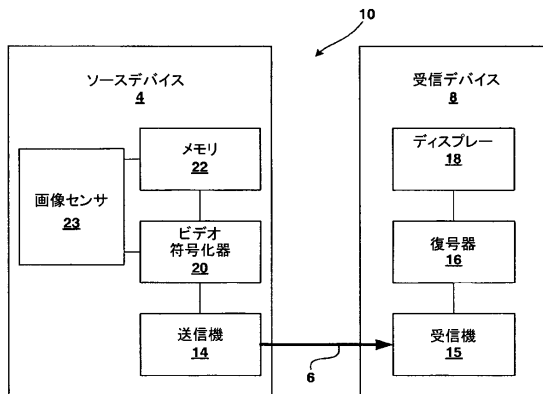
【符号の説明】

【0064】

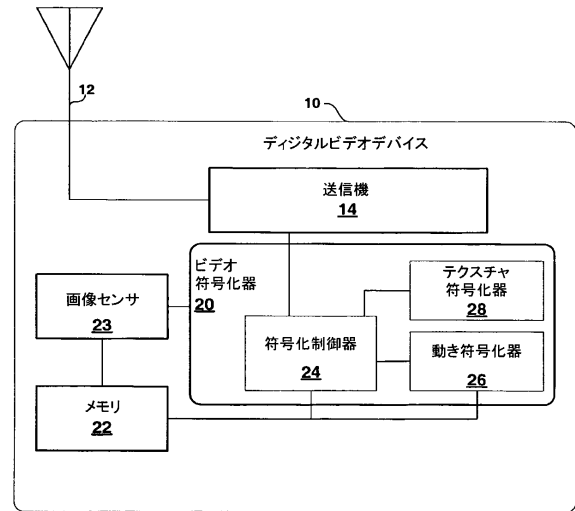
4...ソースデバイス、6...通信リンク、8...受信デバイス、10...デジタルビデオデバイス、12...アンテナ、14...送信機、15...受信機、16...復号器、18...ディスプレイ、20...ビデオ符号化器、22...ビデオメモリ、23...画像センサ、24...符号化制御器、26...動き符号化器、28...テクスチャ符号化器、31...マクロブロック、32...ピクセル画像ブロック、41...探索空間、

30

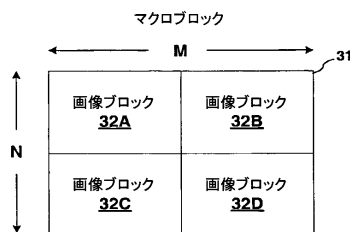
【図 1】



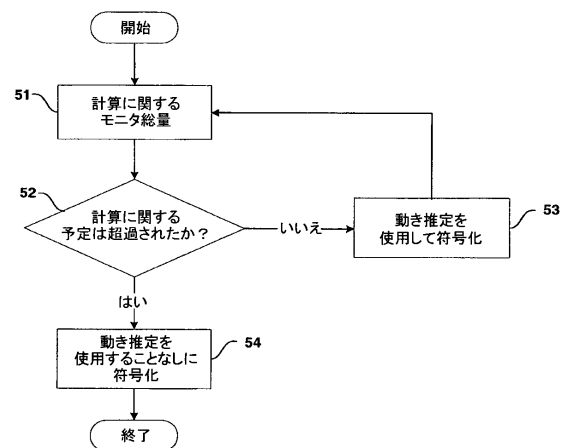
【図 2】



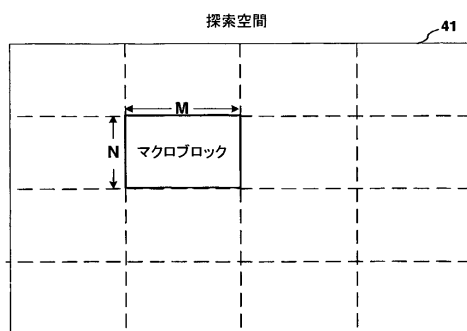
【図 3】



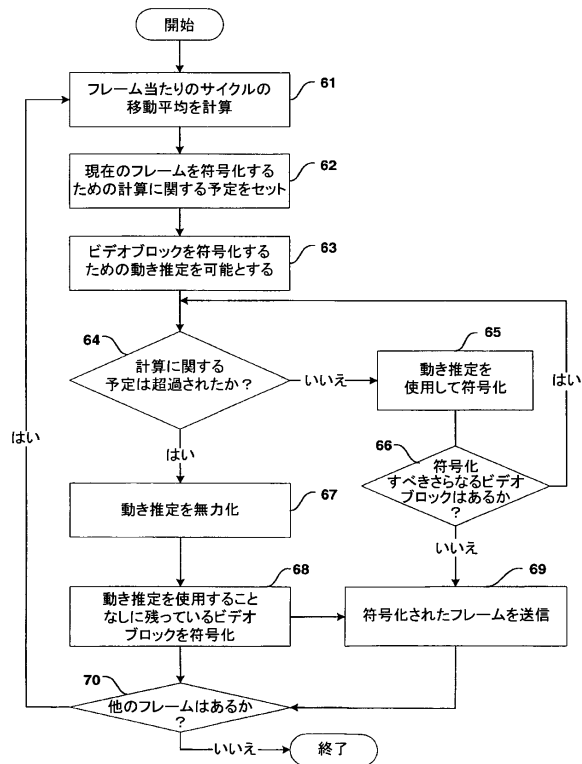
【図 5】



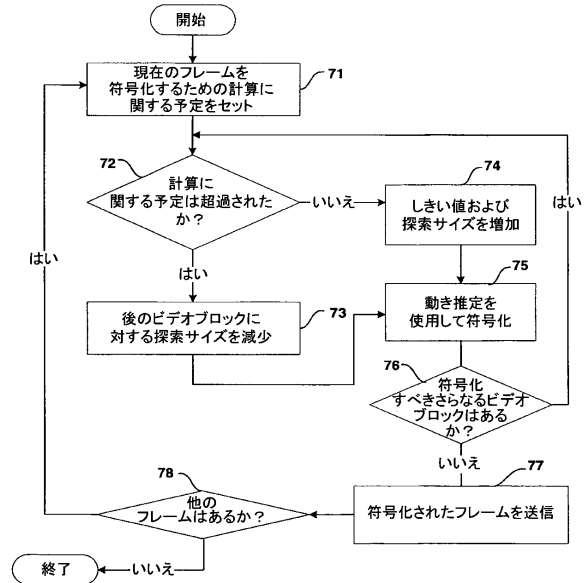
【図 4】



【図 6】



【図 7】



フロントページの続き

(74)代理人 100109830

弁理士 福原 淑弘

(74)代理人 100084618

弁理士 村松 貞男

(74)代理人 100092196

弁理士 橋本 良郎

(72)発明者 チャン、チェンチュン

アメリカ合衆国、カリフォルニア州 90267、ランチョ・サンタ・フェ、ピア・ポサダ・デル
・ノルト 6076

審査官 川崎 優

(56)参考文献 特開2002-112274(JP,A)

(58)調査した分野(Int.Cl., DB名)

H04N 7/26-50