

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4981083号
(P4981083)

(45) 発行日 平成24年7月18日(2012.7.18)

(24) 登録日 平成24年4月27日(2012.4.27)

(51) Int.Cl. F I
A 6 3 F 7/02 (2006.01)
 A 6 3 F 7/02 3 3 4
 A 6 3 F 7/02 3 2 0

請求項の数 13 (全 41 頁)

(21) 出願番号	特願2009-82831 (P2009-82831)	(73) 特許権者	000161806 京楽産業. 株式会社
(22) 出願日	平成21年3月30日 (2009. 3. 30)		愛知県名古屋市中区錦三丁目24番4号
(65) 公開番号	特開2010-233657 (P2010-233657A)	(73) 特許権者	300023383
(43) 公開日	平成22年10月21日 (2010.10.21)		株式会社トリニティーセキュリティーシス テムズ
審査請求日	平成21年3月30日 (2009. 3. 30)		東京都品川区西五反田一丁目13番7号
		(74) 代理人	110000383 特許業務法人 エビス国際特許事務所
		(74) 代理人	100124316 弁理士 塩田 康弘
		(72) 発明者	渡辺 直幸 愛知県名古屋市中区錦三丁目24番4号 京楽産業. 株式会社内

最終頁に続く

(54) 【発明の名称】遊技機、主制御部、主制御基板、中間部、周辺基板、認証方法及び認証プログラム

(57) 【特許請求の範囲】

【請求項1】

主制御部と、中間部と、周辺部とを備え、

前記主制御部は、出力する制御コマンドが所定の制御コマンドである場合には、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを前記所定の制御コマンドに付加して前記中間部に供給し、

前記中間部は、前記主制御部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの認証データから得られた、前記主制御部を少なくとも1回認証するための前記認証値を用いて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果と、前記少なくとも1つの認証データから得られた、前記主制御部を2回目

10

以降で認証するための前記認証値とから得られた少なくとも1つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給し

、

前記周辺部は、前記中間部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの中間処理情報から得られた、前記主制御部を2回目以降で認証するための前記認証値を用いて前記主制御部を2回目以降で認証するとともに、前記少なくとも1つの中間処理情報から得られた、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つに応じた処理を行うとともに、前記中間部から供給される前記所定の制御コマンドに基づいて所定の処理を行う

ことを特徴とする遊技機。

20

【請求項 2】

前記主制御部は、
 所定のプログラムコードが記憶された記憶手段を備え、
 前記所定のプログラムコードを用いて少なくとも1つの前記認証値を生成することを特徴とする請求項1に記載の遊技機。

【請求項 3】

前記主制御部は、前記所定のプログラムコード及び前記所定の制御コマンドを用いて少なくとも1つの前記認証値を生成することを特徴とする請求項2に記載の遊技機。

【請求項 4】

前記周辺部は、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つが前記主制御部の認証不成功を示す場合には、その旨を報知する報知信号を出力することを特徴とする請求項1乃至3のいずれかに記載の遊技機。

10

【請求項 5】

主制御部と、前記主制御部から供給される制御コマンドに付加されたデータに基づいて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果を含むデータを前記主制御部から供給されたときと同じ前記制御コマンドに付加して出力する中間部と、前記中間部から供給される前記制御コマンドに基づいて所定の処理を行う周辺部とを備えた遊技機に設けられた主制御部であって、

出力する制御コマンドが所定の制御コマンドである場合には、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを前記所定の制御コマンドに付加して前記中間部に供給する

20

ことを特徴とする主制御部。

【請求項 6】

請求項5に記載の主制御部が搭載されていることを特徴とする主制御基板。

【請求項 7】

主制御部と周辺部とを備えた遊技機に設けられた中間部であって、

前記主制御部から出力された制御コマンドが所定の制御コマンドであって、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データが前記所定の制御コマンドに付加されて供給された場合には、前記少なくとも1つの認証データから得られた、前記主制御部を少なくとも1回認証するための前記認証値を用いて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果と、前記少なくとも1つの認証データから得られた、前記主制御部を2回目以降で認証するための前記認証値とから得られた少なくとも1つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給する

30

ことを特徴とする中間部。

【請求項 8】

請求項7に記載の中間部及び前記周辺部が搭載されていることを特徴とする周辺基板。

【請求項 9】

主制御部と、中間部と、周辺部とを備える遊技機で用いられる認証方法であって、
 前記主制御部が出力する制御コマンドが所定の制御コマンドである場合には、
 前記主制御部が、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを前記所定の制御コマンドに付加して前記中間部に供給する第1のステップと、

40

前記中間部が、前記主制御部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの認証データから得られた、前記主制御部を少なくとも1回認証するための前記認証値を用いて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果と、前記少なくとも1つの認証データから得られた、前記主制御部を2回目以降で認証するための前記認証値とから得られた少なくとも1つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給す

50

る第2のステップと、

前記周辺部が、前記中間部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの中間処理情報から得られた、前記主制御部を2回目以降で認証するための前記認証値を用いて前記主制御部を2回目以降で認証するとともに、前記少なくとも1つの中間処理情報から得られた、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つに応じた処理を行う第3のステップと

を有することを特徴とする認証方法。

【請求項10】

前記主制御部は、所定のプログラムコードが記憶された記憶手段を備え、

前記第1のステップでは、前記所定のプログラムコードを用いて少なくとも1つの前記認証値を生成することを特徴とする請求項9に記載の認証方法。

【請求項11】

前記第1のステップでは、前記主制御部は、前記所定のプログラムコード及び前記所定の制御コマンドを用いて少なくとも1つの前記認証値を生成することを特徴とする請求項10に記載の認証方法。

【請求項12】

前記第3のステップでは、前記周辺部は、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つが前記主制御部の認証不成功を示す場合には、その旨を報知する報知信号を出力することを特徴とする請求項9乃至11のいずれかに記載の認証方法。

【請求項13】

コンピュータに請求項9乃至12のいずれかに記載の機能を実現させるための認証プログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、パチンコ店等の遊技店に設置されるパチンコ遊技機、雀球遊技機、アレンジボール等の弾球遊技機、スロットマシン等の回胴式遊技機などの遊技機、これら遊技機に設けられた主制御部、この主制御部が搭載された主制御基板、上記した各遊技機に設けられた中間部、この中間部が搭載された周辺基板、上記した各遊技機で行われる認証方法及び認証プログラムに関する。

【背景技術】

【0002】

遊技機に対し行われる、遊技とは無関係にメダルや遊技球などの遊技媒体を強制的に払い出させる不正行為のうち、主制御部が搭載された主制御基板や周辺部が搭載された周辺基板に関するものとして以下に示すものがある。

(1) 正規な主制御基板と不正な主制御基板との交換

(2) 主制御基板に搭載されたCPUが実行する正規なプログラムが記憶されたROMと上記プログラムを改ざんした不正なプログラムが記憶されたROMとの交換

(3) 主制御基板と周辺基板との間に不正な基板(なりすまし基板)を設けた上での上記(2)のROM交換

【0003】

このような不正行為を防止するため、従来の遊技機には、以下に示すものがあった。すなわち、この遊技機には、特典付与の可否を決定するとともに第3識別情報を記憶しているメイン制御部(主制御部)と、主制御部に接続され、第1識別情報を記憶している第1サブ制御部(第1周辺部)と、主制御部に接続され、第2識別情報を記憶している第2サブ制御部(第2周辺部)とを備えたものがある。この遊技機では、主制御部から第1周辺部に向けてのみ情報の出力が可能であり、主制御部と第2周辺部は、相互に情報の入出力が可能である。第2周辺部は、第2識別情報を主制御部に出力する手段を有している。一

10

20

30

40

50

方、主制御部は、第2識別情報と第3識別情報を第1周辺部に出力する手段を有している。第1周辺部は、第1識別情報と第2識別情報と第3識別情報を用いて所定演算を行う演算手段と、演算手段の演算結果に基づいて遊技機に不正な改造が行われたか否かを判別する手段を有している（例えば、特許文献1参照。）。以下、この技術を第1の従来例と呼ぶ。

【0004】

また、従来の遊技機には、大当たり図柄を表示する図柄表示装置と、遊技状況に応じて図柄制御部へデータを送信する主制御装置（主制御部）と、遊技状況に応じ主制御部から受信する制御データに基づいて図柄表示装置を制御する図柄制御部（周辺部）とを備えているものもある。このパチンコ遊技機では、主制御部は、第1鍵データを記憶する第1の記憶手段と、図柄制御部の動作を制御するための制御データに対し第1鍵データに対応する暗号化を行う暗号化手段と、遊技状況に対応する制御データに暗号化を施したデータを周辺部へ送信する送信手段と、予め定めたタイミングに、第1鍵データを変更する第1鍵変更手段とを備えている。周辺部は、第2鍵データを記憶する第2の記憶手段と、主制御部から受信した暗号データに対し第2鍵データに対応する処理を行うことにより、該受信した暗号データの正当性を判定し、正当である場合に該暗号データを認証する認証手段と、受信した暗号データが認証された場合に該暗号データに対応する動作を図柄表示装置に行わせる動作制御手段と、第1鍵データの変更タイミングに合致するように予め定められたタイミングに、第2鍵データを第1鍵データに対応するように変更する第2鍵変更手段とを備えている（例えば、特許文献2参照。）。以下、この技術を第2の従来例と呼ぶ。

【0005】

また、従来のパチンコ遊技機には、主制御基板（主制御部）と、主制御部によって送信された制御コマンドに基づいて所定の処理を行う周辺基板（周辺部）とを備えるものもある。このパチンコ遊技機では、主制御部は、周辺部に送信する制御コマンドが所定の制御コマンドである場合、主制御部を認証するための認証データを所定の制御コマンドに付加して周辺部に送信する。そして、周辺部は、所定の制御コマンドを受信すると、この所定の制御コマンドに付加して送信された認証データに基づいて主制御部を認証する（例えば、特許文献3参照。）。以下、この技術を第3の従来例と呼ぶ。

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特開2005-21330号公報

【特許文献2】特開2002-210194号公報

【特許文献3】特開2008-279037号公報

【発明の概要】

【発明が解決しようとする課題】

【0007】

上記した第1の従来例では、ランプやスピーカ等を制御する第1周辺部に搭載されているCPUが第1識別情報と第2識別情報と第3識別情報を用いて所定演算を行い、表示を制御する第2周辺部に搭載されているCPUが上記演算結果に基づいて遊技機に不正な改造が行われたか否かを判別している。

【0008】

このように、CPUに既存の処理（例えば、演出処理）以外に認証処理を実行させるためには、既存の処理に認証機能及び認証タイミングなどの処理を追加する必要がある。このため、認証機能を追加するための認証タイミングの設計、認証機能の実現化、動作のシミュレーション及び所望の機能が得られるか否かを確認する検証（ベリフィケーション）に多大の時間と労力を要し、これにより、遊技機の開発に時間と手間が大幅にかかってしまうという問題がある。このような問題は、特に、遊技機の機種変更する際に顕著に現れる。さらに、最近の遊技機の演出の多様化に伴って、CPUが実行すべきプログラムのコードサイズも膨大になる傾向にあるため、認証機能の追加により上記した問題は益々増大

10

20

30

40

50

する。

【0009】

また、CPUに既存の処理の他に認証処理を実行させる場合、CPUの処理負荷が増大するため、処理速度が低下し、演出のための表示がスムーズに行われなかったり、最悪の場合には、認証処理自体を追加できなかつたりするなどの不都合があった。特に最近では、遊技の興趣向上を図るために、リーチや大当たり等の際に遊技者の視覚や聴覚に訴える演出が多様となる傾向にある。したがって、上記した不都合が発生するおそれが増大する。

【0010】

また、上記した第1の従来例では、周辺部を構成する1つのCPUが1回の認証処理（IDの加算処理）を行っているだけである。さらに、上記したように、周辺部を構成するCPUに既存の処理の他に認証処理を実行させることにより周辺部を構成するCPUの処理負荷が増大するため、周辺部を構成するCPUには、セキュリティをより強化するために、今まで以上に複雑な演算による認証処理や複数回の認証処理を実行させることは困難である。

10

【0011】

一方、上記した第2の従来例では、主制御部では、暗号化手段が図柄制御部の動作を制御するための制御データに対し第1鍵データに対応する暗号化を行い、第1鍵変更手段が予め定めたタイミングに、第1鍵データを変更している。周辺部では、認証手段が主制御部から受信した暗号データに対し第2鍵データに対応する処理を行うことにより、該受信した暗号データの正当性を判定し、正当である場合に該暗号データを認証し、第2鍵変更手段が第1鍵データの変更タイミングに合致するように予め定められたタイミングに、第2鍵データを第1鍵データに対応するように変更している。つまり、主制御部も周辺部も高度で複雑な暗号化処理及び認証処理を行っている。したがって、上記した第2の従来例では、主制御部を構成するCPUも周辺部を構成するCPUもそれぞれの処理負荷が増大するため、処理速度が低下し、遊技内容の進行に伴う基本処理や演出処理という本来の処理がスムーズに行われないうおそれがある。

20

【0012】

また、上記した第3の従来例では、上記した第1の従来例と同様に、周辺部のCPUに既存のゲーム処理の他に、認証処理を実行させる場合、所定の制御コマンドに認証データを付加して周辺部に送信しても、周辺部のCPUの処理負荷が増大するため、処理速度が低下し、演出のための表示がスムーズに行われなかったり、認証処理自体の追加が難しくなったりする設計上の制約が生じることが考えられる。特に最近では、遊技の興趣向上を図るために、図柄の変動の制御について遊技者の視覚や聴覚に訴える演出が多様となる傾向にある。したがって、各種の演出制御を行う周辺部（画像制御部）に対して認証処理を行う負荷を低減させるような認証手段を設けた遊技機を構築することが望ましい。

30

【0013】

さらに、上記したように、周辺基板を構成するCPUに既存の処理の他に認証処理を実行させることにより周辺基板を構成するCPUの処理負荷やプログラム容量が増大するため、周辺基板を構成するCPUには、セキュリティをより強化するために、今まで以上に複雑な演算による認証処理や複数回の認証処理を実行させることは困難である。

40

【0014】

ところで、遊技機は、外部から電氣的な雑音や機械的な振動等が加えられた場合、誤動作する場合がある。例えば、主制御部から周辺部に制御コマンドが送信されている際に、電磁波や静電気などの雑音が遊技機外部から加えられた場合、この雑音の影響により制御コマンドデータにビットエラーが発生し、制御コマンドが変更されてしまうことがある。この場合、本来周辺部に送信されるべき制御コマンドが大当たりコマンド以外の制御コマンドであるにも関わらず、ビットエラーが発生して当該制御コマンドが大当たりコマンドに変更されてしまうと、上記した不正行為が行われた場合でなくても、遊技者に不当に多くの遊技媒体（例えば、遊技球やメダルなど）が払い出され、遊技場が多大な損害を被っ

50

てしまう。ところが、上記した第1～第3の従来例では、このような事態について何ら対策を施していないので、遊技場が多大な損害を被るという不都合を解決できない。

【0015】

本発明は、上述した事情に鑑みてなされたものであり、上述のような問題を解決することを課題の一例とするものであり、これらの課題を解決することができる遊技機、主制御部、主制御基板、中間部、周辺基板、認証方法及び認証プログラムを提供することを目的とする。

【課題を解決するための手段】

【0016】

上記課題を解決するために、請求項1に記載の発明に係る遊技機は、主制御部と、中間部と、周辺部とを備え、前記主制御部は、出力する制御コマンドが所定の制御コマンドである場合には、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを前記所定の制御コマンドに付加して前記中間部に供給し、前記中間部は、前記主制御部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの認証データから得られた、前記主制御部を少なくとも1回認証するための前記認証値を用いて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果と、前記少なくとも1つの認証データから得られた、前記主制御部を2回目以降で認証するための前記認証値とから得られた少なくとも1つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給し、前記周辺部は、前記中間部から供給される前記所定の制御コマンドに付加された前記少なくとも1つの中間処理情報から得られた、前記主制御部を2回目以降で認証するための前記認証値を用いて前記主制御部を2回目以降で認証するとともに、前記少なくとも1つの中間処理情報から得られた、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つに応じた処理を行うとともに、前記中間部から供給される前記所定の制御コマンドに基づいて所定の処理を行うことを特徴としている。

【0017】

また、請求項2に記載の発明は、請求項1に記載の遊技機に係り、前記主制御部は、所定のプログラムコードが記憶された記憶手段を備え、前記所定のプログラムコードを用いて少なくとも1つの前記認証値を生成することを特徴としている。

【0018】

また、請求項3に記載の発明は、請求項2に記載の遊技機に係り、前記主制御部は、前記所定のプログラムコード及び前記所定の制御コマンドを用いて少なくとも1つの前記認証値を生成することを特徴としている。

【0019】

また、請求項4に記載の発明は、請求項1乃至3のいずれかに記載の遊技機に係り、前記周辺部は、少なくとも1回目の前記認証結果又は内部における認証により得られた2回目以降の認証結果の少なくとも1つが前記主制御部の認証不成功を示す場合には、その旨を報知する報知信号を出力することを特徴としている。

【0020】

また、請求項5に記載の発明に係る主制御部は、主制御部と、前記主制御部から供給される制御コマンドに付加されたデータに基づいて前記主制御部を少なくとも1回認証するとともに、少なくとも1回目の認証結果を含むデータを前記主制御部から供給されたときと同じ前記制御コマンドに付加して出力する中間部と、前記中間部から供給される前記制御コマンドに基づいて所定の処理を行う周辺部とを備えた遊技機に設けられた主制御部であって、出力する制御コマンドが所定の制御コマンドである場合には、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを前記所定の制御コマンドに付加して前記中間部に供給することを特徴としている。

また、請求項6に記載の発明に係る主制御基板は、請求項5に記載の主制御部が搭載されていることを特徴としている。

【0021】

10

20

30

40

50

また、請求項 7 に記載の発明に係る中間部は、主制御部と周辺部とを備えた遊技機に設けられた中間部であって、前記主制御部から出力された制御コマンドが所定の制御コマンドであって、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも 1 つの認証データが前記所定の制御コマンドに付加されて供給された場合には、前記少なくとも 1 つの認証データから得られた、前記主制御部を少なくとも 1 回認証するための前記認証値を用いて前記主制御部を少なくとも 1 回認証するとともに、少なくとも 1 回目の認証結果と、前記少なくとも 1 つの認証データから得られた、前記主制御部を 2 回目以降で認証するための前記認証値とから得られた少なくとも 1 つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給することを特徴としている。

10

また、請求項 8 に記載の発明に係る周辺基板は、請求項 7 に記載の中間部及び前記周辺部が搭載されていることを特徴としている。

【 0 0 2 2 】

また、請求項 9 に記載の発明に係る認証方法は、主制御部と、中間部と、周辺部とを備える遊技機で用いられる認証方法であって、前記主制御部が出力する制御コマンドが所定の制御コマンドである場合には、前記主制御部が、前記主制御部を複数回認証するための複数の認証値から得られた少なくとも 1 つの認証データを前記所定の制御コマンドに付加して前記中間部に供給する第 1 のステップと、前記中間部が、前記主制御部から供給される前記所定の制御コマンドに付加された前記少なくとも 1 つの認証データから得られた、前記主制御部を少なくとも 1 回認証するための前記認証値を用いて前記主制御部を少なくとも 1 回認証するとともに、少なくとも 1 回目の認証結果と、前記少なくとも 1 つの認証データから得られた、前記主制御部を 2 回目以降で認証するための前記認証値とから得られた少なくとも 1 つの中間処理情報を前記主制御部から供給されたときと同じ前記所定の制御コマンドに付加して前記周辺部に供給する第 2 のステップと、前記周辺部が、前記中間部から供給される前記所定の制御コマンドに付加された前記少なくとも 1 つの中間処理情報から得られた、前記主制御部を 2 回目以降で認証するための前記認証値を用いて前記主制御部を 2 回目以降で認証するとともに、前記少なくとも 1 つの中間処理情報から得られた、少なくとも 1 回目の前記認証結果又は内部における認証により得られた 2 回目以降の認証結果の少なくとも 1 つに応じた処理を行う第 3 のステップとを有することを特徴としている。

20

30

【 0 0 2 3 】

また、請求項 10 に記載の発明は、請求項 9 に記載の認証方法に係り、前記主制御部は、所定のプログラムコードが記憶された記憶手段を備え、前記第 1 のステップでは、前記所定のプログラムコードを用いて少なくとも 1 つの前記認証値を生成することを特徴としている。

【 0 0 2 4 】

また、請求項 11 に記載の発明は、請求項 10 に記載の認証方法に係り、前記第 1 のステップでは、前記主制御部は、前記所定のプログラムコード及び前記所定の制御コマンドを用いて少なくとも 1 つの前記認証値を生成することを特徴としている。

【 0 0 2 5 】

40

また、請求項 12 に記載の発明は、請求項 9 乃至 11 のいずれかに記載の認証方法に係り、前記第 3 のステップでは、前記周辺部は、少なくとも 1 回目の前記認証結果又は内部における認証により得られた 2 回目以降の認証結果の少なくとも 1 つが前記主制御部の認証不成功を示す場合には、その旨を報知する報知信号を出力することを特徴としている。

【 0 0 2 6 】

また、請求項 13 に記載の発明に係る認証プログラムは、コンピュータに請求項 9 乃至 12 のいずれかに記載の機能を実現させることを特徴としている。

【発明の効果】

【 0 0 2 7 】

本発明によれば、主制御部が搭載された正規な主制御基板と不正な主制御基板との交換

50

、主制御基板に搭載されたCPUが実行する正規なプログラムが記憶されたROMと上記プログラムを改ざんした不正なプログラムが記憶されたROMとの交換、主制御基板と周辺部が搭載された周辺基板との間に不正な基板（なりすまし基板）を設けた上での上記ROMの交換などの不正行為を検知することができる。また、本発明によれば、外部から加えられる電気的な雑音や機械的な振動等に起因する遊技機の誤動作を低減することもできる。

【0028】

また、本発明によれば、主制御部は、主制御部を複数回認証するための複数の認証値から少なくとも1つの認証データを得た後、この少なくとも1つの認証データを中間部及び周辺部に供給している。したがって、何らの処理も施していない認証値をそのまま中間部及び周辺部に供給する場合と比較して、各認証値を不正者により分析される可能性を低減することができる。また、主制御部は、所定のプログラムコードを用いて少なくとも1つの認証値を生成した場合には、主制御部が実行するプログラムの改ざんによる不正行為をよりの確に検出することが可能になる。

10

【0029】

さらに、本発明によれば、主制御部を複数回認証するための複数の認証値から得られた少なくとも1つの認証データを主制御部が中間部及び周辺部に供給しているので、複数の認証値を個別に中間部及び周辺部に供給する場合と比較して、送信の回数とそのデータ量を少なくすることができる。これにより、主制御部、中間部、周辺部のデータ通信に対する負荷の増加を抑えることができる。

20

【0030】

また、本発明によれば、認証処理は、中間部と周辺部とで分けて実行するので、複数回の認証処理を周辺部のみが実行する場合と比較して、周辺部を構成するCPUの処理負荷が増大する割合を抑えることができる。このため、周辺部の処理速度が低下し、演出のための表示がスムーズに行われれないなどの不都合が発生するおそれを最小限にすることができる。

【0031】

また、所定の制御コマンドにのみ認証データが付加されるので、周辺部が実行するプログラムには所定の制御コマンドに関する認証処理を追加するだけで良い。したがって、周辺部が実行するプログラム全体にわたる新たなタイミングの設計する必要がないので、すべての制御コマンドに認証データが付加される場合と比較して、認証機能を追加するタイミングの設計、機能の実装、機能の検証など、より簡単に、少ない作業工数で実現することができる。

30

【0032】

また、本発明によれば、少なくとも1回目の認証処理を中間部が実行するので、複数回の認証処理を周辺部のみが実行する遊技機と比較して、周辺部が実行する、認証用のプログラム及び所定の処理用のプログラムの構成が比較的簡単となるため、他の機能との整合性を保つことが容易となる。また、遊技機の機種ごとに周辺部が実行する所定の処理が異なる場合であっても、周辺部が実行する認証処理は共通化が可能であるため、遊技機の機種ごとの遊技機全体のプログラム設計が容易であり、設計時間の短縮化を図ることができる。とともに、作業効率が向上する。

40

【0033】

さらに、本発明によれば、少なくとも1回目の認証処理を中間部が実行するので、複数回の認証処理を周辺部のみが実行する遊技機と比較して、より簡単に、少ない作業工数で周辺部が実行する認証用のプログラムにおける認証アルゴリズムを変更することができる。また、同じ機種でも、違う認証アルゴリズムを採用することも容易に実現することができる。これにより、認証データが解析される危険性を低減することができる。

【0034】

また、本発明によれば、主制御部から送信される制御コマンドが所定の制御コマンドである場合、所定の制御コマンドに認証データを付加するので、認証データ単体で送信する

50

場合と比較して、主制御部と周辺部との間の通信負荷の増大を抑えることができる。また、認証データ単体で送信する場合と比較して、通信データ中から認証データが抽出され、解析されてしまう危険性を低減することができる。

【0035】

さらに、本発明によれば、主制御部と周辺部との間に中間部を設けているので、主制御部を構成するCPUと周辺部を構成するCPUとの間で処理能力に差異があったり、主制御部を構成するROMと周辺部を構成するROMとの間で記憶容量に差異があったりしたとしても、その差異を中間部において吸収することができる。

【0036】

例えば、主制御部を構成するCPUの処理能力が周辺部を構成するCPUの処理能力と比較して余裕がある場合、主制御部は複数の認証値を複雑又は高度な手法で処理して得られた認証データを中間部に供給し、中間部は受信した認証データから得られた複数の認証値のうち、主制御部を少なくとも1回認証するための認証値を用いて主制御部を少なくとも1回認証した結果と、他の認証値とを比較的簡易な手法で処理して得られた中間処理情報を周辺部に供給する。

10

【0037】

また、周辺部を構成するROMの記憶容量が主制御部を構成するROMの記憶容量と比較して余裕がある場合、主制御部は複数の認証値を比較的簡易な手法で処理して得られた認証データを中間部に供給し、中間部は受信した認証データから得られた複数の認証値のうち、主制御部を少なくとも1回認証するための認証値を用いて主制御部を少なくとも1回認証した結果と、他の認証値とを複雑又は高度な手法で処理して得られた中間処理情報を周辺部に供給する。

20

【0038】

このようなことは、主制御部及び周辺部をそれぞれ構成するCPUの処理能力やROMの記憶容量における余裕に差異がある場合だけでなく、これらの差異はないが、主制御部を構成するCPU又は周辺部を構成するCPUがそれぞれ実行するプログラムの一方の全部又は一部が変更された場合（バージョンアップなど）や、通信されるデータのデータ構造等において、主制御部と周辺部との間で形式的な差異が発生した場合についても同様に当てはまる。

【0039】

また、本発明によれば、認証処理が行われるのは所定の制御コマンドの送信時のみであるので、主制御部や周辺部の処理負荷が認証処理によって増大する割合を抑えることができる。

30

【図面の簡単な説明】

【0040】

【図1】本発明の実施の形態に係る遊技機の1つであるパチンコ遊技機の外觀構成を示す正面図である。

【図2】図1に示すパチンコ遊技機の電氣的構成を示すブロック図である。

【図3】図1に示すパチンコ遊技機を構成する主制御部による中間部及び賞球制御部へのコマンド送信を含む処理を示すフローチャートである。

40

【図4】図1に示すパチンコ遊技機を構成する主制御部による中間部及び賞球制御部へのコマンド送信を含む処理を示すフローチャートである。

【図5】大当たり関連コマンドの送信タイミングの一例を示すタイミングチャートである。

【図6】図1に示すパチンコ遊技機を構成する副制御部による図柄変動処理を示すフローチャートである。

【図7】図1に示すパチンコ遊技機を構成する副制御部による大当たり時の処理を示すフローチャートである。

【図8】図1に示すパチンコ遊技機を構成するランプ制御部によるランプ制御処理を示すフローチャートである。

50

【図 9】図 1 に示すパチンコ遊技機を構成する主制御部が出力する制御信号のデータフォーマットの一例を模式的に示す図である。

【図 10】図 1 に示すパチンコ遊技機を構成する中間部が出力する制御信号のデータフォーマットの一例を模式的に示す図である。

【図 11】図 1 に示すパチンコ遊技機を構成する主制御部による制御信号の送信処理の一例を示すフローチャートである。

【図 12】図 1 に示すパチンコ遊技機を構成する中間部による制御信号の受送信処理の一例を示すフローチャートである。

【図 13】図 1 に示すパチンコ遊技機を構成する副制御部による制御信号の受信処理の一例を示すフローチャートである。

【図 14】図 1 に示すパチンコ遊技機を構成する主制御部、中間部及び副制御部がそれぞれ実行する処理の相互関係の一例を示す処理シーケンスである。

【図 15】図 1 に示すパチンコ遊技機を構成する主制御部、中間部及び副制御部がそれぞれ実行する処理の相互関係の一例を示す処理シーケンスである。

【発明を実施するための形態】

【0041】

以下、図面を参照して本発明を実施するための最良の形態について説明する。

図 1 は、本発明の実施の形態に係る遊技機の 1 つであるパチンコ遊技機 1 の外観構成を示す正面図、図 2 は、図 1 に示すパチンコ遊技機 1 の電氣的構成を示すブロック図である。

【0042】

本実施の形態に係るパチンコ遊技機 1 は、遊技盤 101 を備えている。遊技盤 101 の図 1 において右下方であって、枠部材 110（後述）の右下部には、遊技者によって操作され、発射部 292（図 2 参照）を作動させるための操作ハンドル 113 が設けられている。操作ハンドル 113 は、遊技者側に突出する形状を呈している。操作ハンドル 113 は、発射部 292 を作動させて遊技球を発射させる発射指示部材 114 を備えている。発射指示部材 114 は、操作ハンドル 113 の外周部において、遊技者から見て右回りに回転可能に設けられている。発射部 292 は、発射指示部材 114 が遊技者によって直接操作されている場合に、遊技球を発射させる。公知の技術であるため説明を省略するが、操作ハンドル 113 には、遊技者が発射指示部材 114 を直接操作していることを検出するセンサなどが設けられている。

【0043】

発射部 292 の作動によって発射された遊技球は、レール 102a, 102b 間を上昇して遊技盤 101 の上部位置に達した後、遊技領域 103 内を落下する。遊技領域 103 には、図示を省略する複数の釘や、遊技球の落下方向を変化させる風車や、入球口が配設されており、遊技球を各種の方向に向けて落下させるようにしている。ここで、「入球口」は、いずれも後述する第 1 始動口 105、第 2 始動口 120、普通入賞口 107、第 1 大入賞口 109c、第 2 大入賞口 129c の総称である。

【0044】

遊技盤 101 の略中央部分には、図柄表示部 104 が配置されている。図柄表示部 104 は、例えば、液晶ディスプレイ（LCD）やプラズマディスプレイパネル（PDP）等のディスプレイを有している。図柄表示部 104 の下方には、遊技領域 103 に向けて打ち込まれた遊技球を受入れ可能な第 1 始動口 105 が配置されている。第 1 始動口 105 の下方には、第 2 始動口 120 が配置されている。第 2 始動口 120 は、一对の可動片（図示略）が閉状態であるときは遊技球を受け入れることが不可能又は受け入れ困難となっており、この一对の可動片が開状態であるときは、第 1 始動口 105 よりも遊技球の受け入れが容易となる。

【0045】

また、図柄表示部 104 の左側には、入賞ゲート 106 が配設されている。入賞ゲート 106 は、遊技球の通過を検出し、第 2 始動口 120 を一定時間だけ開放させる普通図柄

10

20

30

40

50

の抽選を行うために設けられている。図柄表示部 104 の左側部や下方等には、複数の普通入賞口 107 が配設されている。各普通入賞口 107 に遊技球が入球すると、所定の賞球数（例えば、10 個）の払い出しが行われる。遊技領域 103 の最下部には、どの入球口にも入球しなかった遊技球を回収する回収口 108 が設けられている。

【0046】

上述した図柄表示部 104 は、後述する副制御部 203（図 2 参照）から第 1 始動口 105 又は第 2 始動口 120 に遊技球が入球したことが報知されたときに、複数の装飾図柄の変動表示を開始し、所定時間経過後に当該装飾図柄の変動を停止させる。この停止時に特定図柄（例えば、「777」）が揃うと、遊技者は第 1 大当たり遊技（長当たり遊技）を実行する権利を獲得したこととなり、その後、第 1 大当たり遊技（長当たり遊技）が開始される。第 1 大当たり遊技（長当たり遊技）が開始されると、遊技領域 103 の下方に位置する第 1 大入賞口開閉装置 109 における第 1 大入賞口開閉扉 109a が、一定の期間開放する動作を所定回数（例えば、15 回）繰り返し、入球した遊技球に対応する賞球が払い出される。

10

【0047】

一方、図柄表示部 104 における上記装飾図柄の停止時に上記特定図柄とは別の特定図柄（例えば、「737」）が揃うと、遊技者は第 2 大当たり遊技（短当たり遊技）を実行する権利を獲得したこととなり、その後、第 2 大当たり遊技（短当たり遊技）が開始される。第 2 大当たり遊技（短当たり遊技）が開始されると、第 1 大入賞口開閉装置 109 の右斜め上方に位置する第 2 大入賞口開閉装置 129 における第 2 大入賞口開閉扉 129a が、第 1 大入賞口開閉扉 109a の開閉動作に比して短い時間にて一定の期間開放する動作を所定回数（例えば、15 回）繰り返し、入球した遊技球がある場合、これに対応する賞球が払い出される。

20

【0048】

また、遊技盤 101 の遊技領域 103 の外周には、枠部材 110 が設けられ、開口部から遊技領域 103 が遊技者側に露出している。枠部材 110 は、遊技者側に突出する形状を呈している。枠部材 110 において、遊技領域 103 の左上部及び右下部には、演出ライト（ランプユニット）111a 及び 111b がそれぞれ設けられている。各演出ライト 111a 及び 111b は、複数のライト 112 を備えている。各演出ライト 111a 及び 111b は、上下駆動モータ（図示略）でそれぞれ駆動されることにより、それぞれが備える複数のライト 112 から照射される光の方向を上下方向、すなわち、パチンコ遊技機 1 の正面にいる遊技者の頭部と腹部を結ぶ方向に平行な方向に変更可能に構成されている。

30

【0049】

また、各ライト 112 は、各演出ライト 111a 及び 111b を構成する回転駆動モータ（図示略）で駆動されることにより、それぞれ所定半径を有する円の円周方向に移動する。以上説明した構成により、各ライト 112 から照射された光を回転移動させつつ、各演出ライト 111a 及び 111b 全体から照射された光を上下移動させる演出を行うことができる。さらに、枠部材 110 の下部には、遊技球が供給される受け皿ユニット 119 が設けられている。この受け皿ユニット 119 には、図示を省略する貸し玉装置から貸し出される遊技球が供給される。

40

【0050】

図 1 において、図柄表示部 104 の右側には、演出用の役物（以下、「演出役物」という）115 が設けられている。演出役物 115 は、キャラクターとして人間の上半身（特に頭部）を模式的に表している。演出役物 115 は、キャラクターの顔部 116 を開閉して、キャラクターが瞬きをするが如くに、顔部 116 を上下方向に沿って移動可能に設けられている。また、演出役物 115 は、キャラクターの頭部を左右方向に移動可能に設けられている。

【0051】

また、枠部材 110 において、操作ハンドル 113 の左側には、遊技者により操作され

50

るチャンスボタン 117 が設けられている。チャンスボタン 117 の操作は、例えば、遊技中における特定のリーチ演出に際し、チャンスボタン 117 の操作を促すガイダンスが表示されている間だけ有効となる。

【0052】

加えて、枠部材 110 には、演出効果音又は不正を知らしめる音響を出力するスピーカ 277 (図 2 参照) が組み込まれている。このスピーカ 277 は、高音・中音・低音の領域を出力できるタイプのものであり、通常演出時は高音・中音・低音をバランス良く出力するが、例えば、特別演出時又は不正等があった場合には、周りに良く聞こえるように高音領域を高く出力するように制御される。

【0053】

次に、本発明の実施の形態に係るパチンコ遊技機 1 の電氣的構成について、図 2 に示すブロック図を参照して説明する。パチンコ遊技機 1 は、電氣的な構成上は、制御手段 200 に、既述し、後述する、第 1 始動口検出部 221 等の各種検出手段や、図柄表示部 104 等の各種演出手段、役物作動装置 231、払出部 291、発射部 292 などが接続されて構成されている。

【0054】

制御手段 200 は、図 2 に示す例では、主制御部 201 と、中間部 202 と、副制御部 203 と、賞球制御部 204 と、ランプ制御部 205 とから構成されている。

主制御部 201 は、パチンコ遊技機 1 の遊技に係る基本動作を制御し、ROM 201b に予め記憶されているプログラム (プログラムコード) に基づき、遊技内容の進行に伴う基本処理を実行する CPU 201a と、CPU 201a の演算処理時におけるデータのワークエリアとして機能する RAM 201c と、経過時間をカウントするためのカウンタ回路 (タイマ) (図示略) 等を備えて構成されている。

この主制御部 201 では、第 1 始動口 105 又は第 2 始動口 120 への遊技球の入球を契機として、当たりの抽選を行うとともに、この抽選結果に基づいて、ROM 201b に記憶されている演出に係わるコマンドの選択を行う。

【0055】

上記主制御部 201 の入力側には、第 1 始動口検出部 221 と、第 2 始動口検出部 225 と、ゲート検出部 222 と、普通入賞口検出部 223 と、第 1 大入賞口検出部 214 と、第 2 大入賞口検出部 224 とが接続されている。第 1 始動口検出部 221 は、第 1 始動口 105 に遊技球が入球したことを検出して検出結果を主制御部 201 に供給する。第 2 始動口検出部 225 は、第 2 始動口 120 に遊技球が入球したことを検出して検出結果を主制御部 201 に供給する。ゲート検出部 222 は、入賞ゲート 106 を遊技球が通過したことを検出して検出結果を主制御部 201 に供給する。普通入賞口検出部 223 は、普通入賞口 107 に入球した遊技球を検出して検出結果を主制御部 201 に供給する。第 1 大入賞口検出部 214 は、第 1 大入賞口 109c に入球した遊技球を検出して検出結果を主制御部 201 に供給する。第 2 大入賞口検出部 224 は、第 2 大入賞口 129c に入球した遊技球を検出して検出結果を主制御部 201 に供給する。以上説明した各検出部は、例えば、近接スイッチなどを用いて構成することができる。

【0056】

また、この主制御部 201 の出力側には、役物作動装置 231 が接続されている。本実施の形態では、上記役物作動装置 231 は、第 1 大入賞口開閉扉 109a 及び第 2 大入賞口開閉扉 129a (図 1 参照) をそれぞれ開閉させる第 1 大入賞口開閉ソレノイド 109b 及び第 2 大入賞口開閉ソレノイド 129b と、第 2 始動口 120 (図 1 参照) を開閉させる第 2 始動口開閉ソレノイド 120b とから構成されている。

【0057】

上記役物作動装置 231 は、主制御部 201 によって制御され、長当たり遊技時に、第 1 大入賞口開閉ソレノイド 109b を通電して第 1 大入賞口開閉扉 109a を開放したり、短当たり遊技及び小当たり遊技時に、第 2 大入賞口開閉ソレノイド 129b を通電して第 2 大入賞口開閉扉 129a を開放したり、また、上記普通図柄の当選によって第 2 始動

10

20

30

40

50

口開閉ソレノイド 1 2 0 b を通電して第 2 始動口 1 2 0 を開閉したりする。

【 0 0 5 8 】

また、主制御部 2 0 1 は、以上概略説明した、パチンコ遊技機 1 の遊技に係る基本動作制御の他、本実施の形態の特徴である、不正防止のための認証に関する処理を実行する手段を備えている。この認証に係る手段は、CPU 2 0 1 a が ROM 2 0 1 b に予め記憶されているプログラムを実行することにより実現される。この認証に関する処理の概略は、以下の通りであるが、[2] の処理及び [4] の処理については必要に応じて実行される。

【 0 0 5 9 】

[1] 主制御部 2 0 1 が正規の主制御部であると認証するための第 1 及び第 2 認証値を生成する。ここで、認証値としては、例えば、パチンコ遊技機 1 又は CPU 2 0 1 a に固有に付与されている識別番号 (I D)、プログラムカウンタ (P C) の値、スタックポイント値、乱数発生部により発生された乱数、ROM 2 0 1 b に記憶されている所定のプログラムコードを用いて作成したプログラムコード検査値、ROM 2 0 1 b に記憶された任意のデータ (例えば、データテーブルの特定アドレスに記憶されているデータ) 等が考えられる。これらのうち、プログラムコード検査値とは、ROM 2 0 1 b に記憶されたプログラムコードのすべて又は一部に対して、ハッシュ関数による演算やパリティチェック、巡回冗長検査 (C R C : Cyclic Redundancy Check)、チェックサム (Check Sum) などの、誤り検出演算を行って得られた値、又はこれら得られた値にパリティチェック処理を施した値、すなわち、プログラムコードの正当性を検出可能な値をいう。

【 0 0 6 0 】

また、「第 1 認証値」とは、主制御部 2 0 1 を 1 回目に認証するための認証値をいい、「第 2 認証値」とは、主制御部 2 0 1 を 2 回目に認証するための認証値をいう。ここで、2 回目の認証には、1 回目の認証とは何ら関連性がなく、1 回目の認証の成功又は不成功に関わりなく 2 回目の認証が行える場合と、1 回目の認証と関連性があり、1 回目の認証が成功しなければ 2 回目の認証が行えない場合とを含むものとする。

【 0 0 6 1 】

[2] 上記 [1] の処理で生成した第 1 認証値又は第 2 認証値のいずれか一方又は両方を暗号化する。ここで、暗号化方式としては、例えば、シーザー暗号、単一換字暗号、エニグマなど、比較的簡易なものを採用することができる。以下において用いる暗号化方式についても同様である。また、第 1 認証値又は第 2 認証値等の各データの暗号化、再暗号化は同一の暗号化方式を用いても良く、また異なる暗号化方式を用いても良い。

【 0 0 6 2 】

[3] 暗号化されていない又は暗号化された第 1 及び第 2 認証値に対して所定の加工処理を行うことにより、所定のデータ長を有する認証データを生成する。ここで、所定の加工処理としては、例えば、暗号化されていない又は暗号化された第 1 及び第 2 認証値を用いた四則演算又は論理演算等を行って所定のデータ長を有する演算データを得る処理、これらの四則演算又は論理演算等により得られた演算データのビット配列を並び変える処理、上記演算データのビットをシフト又はロテイトする処理、若しくは、暗号化されていない又は暗号化された第 1 及び第 2 認証値をそれぞれ構成する複数のビットを取り出して所定の規則に従って並べて 1 つのデータを生成する処理などが考えられる。

【 0 0 6 3 】

[4] 上記 [3] の処理で生成した認証データを暗号化する。

[5] 中間部 2 0 2 を介して副制御部 2 0 3 に送信される制御コマンドのデータ (制御コマンドデータ) 及び後述する付随データへ、暗号化されていない又は暗号化された認証データを付加して認証データ付制御信号 (図 9 参照) を生成する。

[6] 認証データ付制御信号を中間部 2 0 2 に送信する。

なお、これら認証に関する処理の詳細については、後述する。

【 0 0 6 4 】

一方、中間部 2 0 2 は、ROM 2 0 2 b に予め記憶されているプログラムに基づき、中

10

20

30

40

50

間処理を実行するCPU202aと、CPU202aの演算処理時におけるデータのワークエリアとして機能するRAM202c等を備えて構成されている。本実施の形態において、この中間処理の概略は、以下の通りである。

[1] 主制御部201から送信された、制御コマンドデータ及び付随データのみからなる通常の制御信号、又は制御コマンドデータ、付随データ及び認証データからなる認証データ付制御信号を受信する。

[2] 上記した通常の制御信号を副制御部203にそのまま送信する。

【0065】

[3] 上記した認証データ付制御信号については以下の処理が実行されるが、(d)の認証処理以外の処理については、常にこれらすべての処理が実行される訳ではない。

(a) 認証データが主制御部201で暗号化されている場合には、復号化する。

(b) 主制御部201で暗号化されていない又は(a)の処理で復号化された認証データから第1及び第2認証値をそれぞれ復元する。

【0066】

(c) (b)の処理で復元された第1認証値又は第2認証値のいずれか一方又は両方が主制御部201で暗号化されている場合には、復号化する。

(d) (b)の処理で復元された又は(c)の処理で復号化された第1認証値を用いて、主制御部201が正規の主制御部であるか否かについて1回目の認証を行う。

【0067】

(e) (d)の処理で得られた1回目の認証結果(以下「第1認証結果」という。)若しくは、(b)の処理で復元された又は(c)の処理で復号化された第2認証値のいずれか一方又は両方を暗号化する。

(f) 暗号化された又は暗号化されていない第1認証結果及び、暗号化された又は暗号化されていない第2認証値と、例えば、制御コマンドデータ又は付随データのいずれか一方又は両方、制御コマンドデータ又は付随データのいずれか一方又は両方を所定の変換式に基づいて変換したデータ(以下「変換制御コマンドデータ」という。)、あるいは、乱数発生部により発生された乱数等の所定の数値などについて、四則演算や論理演算等の中間演算を行う。ここで、「中間演算」とは、中間部202において行われる、主制御部201の認証に関するデータとその他のデータとを用いた演算をいう。

【0068】

(g) 主制御部201を構成するCPU201a又は副制御部203を構成するCPU203aがそれぞれ実行するプログラムの全部又は一部が変更される(バージョンアップなど)ことにより、認証方式に実質的な変更はないが、第1認証結果、第2認証値又は(e)の処理で得られた中間演算の結果(以下「中間演算結果」という。)等のデータ構造等において、形式的な差異が発生した場合には、主制御部201と副制御部203との間において、第1認証結果、第2認証値又は中間演算結果等のデータ構造等の形式的な差異がなくなるようにする。以下、この処理を「データ構造変換」と呼ぶことにする。

【0069】

(h) 暗号化された第1認証結果、暗号化された第2認証値、中間演算結果のいずれかを暗号化又は再暗号化する。

(i) 暗号化されていない又は暗号化された若しくは(g)の処理でデータ構造変換された第1認証結果(以下「第1認証結果等」という。)、暗号化されていない若しくは暗号化された又は再暗号化された若しくはデータ構造変換された第2認証値(以下「第2認証値等」という。)、暗号化されていない又は暗号化された若しくはデータ構造変換された中間演算結果(以下「中間処理結果等」という。)のうち、2つ以上のデータに対して、主制御部201の認証に関する処理[3]で説明した所定の加工処理を行う。以下、所定の加工処理を行うことにより得られたデータを「加工処理データ」と呼ぶことにする。

【0070】

(j) 加工処理データを暗号化する。

10

20

30

40

50

(k) 制御コマンドデータ及び付随データに、以上説明した(a)~(j)の処理又はこれらの処理の組み合わせた処理で得られた結果(以下「中間処理情報」という。)を付加して中間処理情報付制御信号を生成する。中間処理情報としては、例えば、第1認証結果等、第2認証値等、中間演算結果等、暗号化されていない又は暗号化された加工処理データの少なくとも1つを含む。

[4] 中間処理情報付制御信号を副制御部203に送信する。

なお、これらの中間処理の詳細については、後述する。

【0071】

また、副制御部203の入力側には、上記チャンスボタン117が操作されたことを検出するチャンスボタン検出部220が接続されている。この副制御部203は、主に遊技中における演出の制御を行うものであり、主制御部201より中間部202を介して送信される制御コマンドデータに基づいて演出の抽選及び演出処理を実行するCPU203aと、プログラム及び過去の演出パターンを記憶するROM203bと、CPU203aの演算処理時におけるデータのワークエリアとして機能するRAM203cと、図柄表示部104に表示させるための画像データが書き込まれるVRAM203d等を備えている。

【0072】

この副制御部203は、主制御部201より中間部202を介して送信される演出に係る制御コマンドデータを受信すると、この制御コマンドデータに基づいて抽選を行い、演出背景パターン、リーチ演出パターン、登場キャラクター等の演出を確定するとともに、当該確定した演出の制御を行う。

また、副制御部203の出力側には、図柄表示部104が接続されており、抽選によって決定された内容のとおり、図柄表示部104に、例えば、図柄変動の演出表示を展開する。

【0073】

そして通常、CPU203aがROM203bに記憶されたプログラムを読み込んで、背景画像表示処理、図柄画像表示及び変動処理、キャラクター画像表示処理など各種画像処理を実行し、必要な画像データをROM203bから読み出してVRAM203dに書き込む。背景画像、図柄画像、キャラクター画像は、表示画面上において図柄表示部104に重畳表示される。

すなわち、図柄画像やキャラクター画像は背景画像よりも手前に見えるように表示される。このとき、同一位置に背景画像と図柄画像が重なる場合、Zバッファ法など周知の陰面消去法により各画像データのZバッファのZ値を参照することで、図柄画像を優先してVRAM203dに記憶させる。

【0074】

また、副制御部203は、以上概略説明した処理の他に、中間処理情報付制御信号を受信した場合には、ROM203bに予め記憶されているプログラムに基づき、認証に関する処理を実行する。本実施の形態において、この認証に関する処理の概略は、以下の通りであるが、常にこれらすべての処理が実行される訳ではない。

[1] 中間処理情報を構成する、第1認証結果等、第2認証値等、中間演算結果等、加工処理データのいずれかが暗号化されている場合には、復号化する。

【0075】

[2] 暗号化されていない又は[1]の処理で復号化された中間演算結果等、暗号化されていない又は[1]の処理で復号化された加工処理データから、第1認証結果及び第2認証値を取り出す。

[3] [2]の処理で取り出された第1認証結果又は第2認証値が暗号化されている場合には、復号化する。

[4] [1]~[3]のいずれかの処理で得られた第2認証値を用いて、主制御部201が正規の主制御部であるか否か又は中間部202が正規の副制御部であるか否かのいずれか一方又は両方について、2回目の認証を行う。

[5] [1]~[3]のいずれかの処理で得られた第1認証結果又は[4]で得られた2

10

20

30

40

50

回目の認証結果（以下「第2認証結果」という。）に応じて、制御コマンドデータに基づく処理を行う。

[6] 第1認証結果又は第2認証結果のいずれか一方又は両方が認証の不成功を示す場合には、その旨の報知等を行う。

なお、これら認証に関する処理の詳細については、後述する。

【0076】

また副制御部203の出力側には、スピーカ277が接続されており、副制御部203において確定したとおり、音響が出力されるようにしている。

また副制御部203の出力側には、ランプ262、演出ライト111a及び111b、演出役物作動装置254を制御するランプ制御部205を備えている。演出役物作動装置254は、演出役物115等の、演出用の役物を作動させるモータやソレノイド等によって構成されている。

ランプ制御部205は、副制御部203より送信された制御コマンドデータに基づきROM205bから読み込んだプログラムを作動させて演出処理を実行するCPU205aと、上記プログラム及び各種演出パターンデータを記憶するROM205bと、CPU205aの演算処理時におけるデータのワークエリアとして機能するRAM205c等を備えて構成される。

【0077】

上記ランプ制御部205は、遊技盤101や台枠等に設けられている各種ランプ262に対する点灯制御等を行い、また、演出ライト111a及び111bをそれぞれ構成する複数のライト112に対する点灯制御等を行い、各ライト112からの光の照射方向を変更するためにモータに対する駆動制御等を行う。

また、ランプ制御部205は、副制御部203より送信された制御コマンドデータに基づき、演出役物115を動作させるソレノイドに対する駆動制御等を行い、脛部116を動作させるモータに対する駆動制御等を行う。

【0078】

さらに、上記主制御部201には賞球制御部204が双方向にて送信可能に接続されている。賞球制御部204は、ROM204bに記憶されたプログラムに基づき、賞球制御を行う。この賞球制御部204は、ROM204bに記憶されたプログラムを作動して賞球制御の処理を実行するCPU204aと、CPU204aの演算処理時におけるデータのワークエリアとして機能するRAM204c等を備えて構成されている。

【0079】

賞球制御部204は、接続される払出部291に対して、各入球口（第1始動口105、第2始動口120、普通入賞口107、第1大入賞口109c、第2大入賞口129c）に入球した遊技球に対応した賞球数を払い出す制御を行う。また、賞球制御部204は、発射部292に対する遊技球の発射の操作を検出し、遊技球の発射を制御する。払出部291は、遊技球の貯留部から所定数を払い出すためのモータ等からなる。

【0080】

発射部292は、遊技のための遊技球を発射するものであり、遊技者による遊技操作を検出するセンサ（図示略）と、遊技球を発射させるソレノイド等（図示略）を備えている。賞球制御部204は、発射部292のセンサにより遊技操作を検出すると、検出された遊技操作に対応してソレノイド等を駆動させて遊技球を間欠的に発射させ、遊技盤101の遊技領域103に遊技球を送り出す。

【0081】

上記構成の主制御部201と、中間部202と、副制御部203と、賞球制御部204と、ランプ制御部205とは、それぞれ異なるプリント基板（主制御基板、中間基板、副制御基板、賞球制御基板、ランプ制御基板）に搭載されている。これらのうち、中間基板、副制御基板、賞球制御基板及びランプ制御基板の総称として、「周辺基板」を用いる。なお、例えば、賞球制御部204は、主制御部201と同一のプリント基板上に搭載することもできる。また、中間部202は、副制御部203と同一のプリント基板上に搭載す

10

20

30

40

50

ることできる。

【0082】

次に、上記構成のパチンコ遊技機1の動作について、図面を参照して説明する。なお、以下の説明において、「制御コマンドを送信する」とは、「当該制御コマンドを示すデータ(制御コマンドデータ)を含む制御信号を送信する」という意味であり、例えば、図9に示す認証データや付随データの有無は考慮しないものとする。

【0083】

(A)主制御部201による中間部202及び賞球制御部204への制御コマンド送信を含む処理について、図3及び図4に示すフローチャートを参照して説明する。

まず、主制御部201は、パチンコ遊技機1の電源投入に伴う初期設定処理を実行(図3のステップS1参照)した後、ステップS2へ進む。なお、パチンコ遊技機1に電源が投入された際には、周辺基板が主制御基板から送信される制御コマンドを確実に取り込むために、周辺基板が立ち上がってRAM領域の初期化処理を行い、待機状態となった後、主制御基板が立ち上がるように構成されている。主制御部201は、初期設定処理として、例えば、スタックポインタに予め決められた所定値を設定するとともに、中間部202、副制御部203及び賞球制御部204が上記した待機状態になることを待つために、所定時間(例えば、約1秒間)だけ待機する。

【0084】

ステップS2では、主制御部201は、中間部202及び賞球制御部204に電源投入コマンドを送信した後、ステップS3へ進む。電源投入コマンドが送信されると、中間部202は、当該電源投入コマンドを副制御部203に送信する。電源投入コマンドが送信されると、副制御部203は、図柄表示部104やランプ制御部205のそれぞれに対して電源投入時の演出用の制御コマンド、具体的には、遊技機が非遊技状態における客待ちのデモ画面を表示するための客待ちデモコマンド、あるいは、ランプの点灯等を行うための制御コマンドを送信する。

【0085】

なお、上記した電源投入コマンドとは電源投入後に電源投入に伴う処理を実行させるための制御コマンドを示し、各制御基板が立ち上がった後に、主制御部201が中間部202、中間部202を介して副制御部203、主制御部201が賞球制御部204に送信する制御コマンドであって、電源投入後の立ち上げ時における遊技を制御するための初期制御情報、例えば、制御モード、バックアップデータ等を送信するための制御コマンド、あるいは初期演出表示の制御を行うための制御コマンド、例えば、客待ちデモ等の各種のデモ表示を開始させるための制御コマンドである。また、この電源投入コマンドは遊技機のリセットボタンを押圧したときに実行される、上記制御モード、バックアップデータ等を送信するための制御コマンドも含む。

【0086】

ステップS3では、主制御部201は、RAM201cに記憶されている未抽選入賞回数データを参照して、未抽選入賞回数が0回であるか否かを判断する。ここで、未抽選入賞回数とは、第1始動口検出部221又は第2始動口検出部225で検出された遊技球の数(入賞回数)から、当該遊技球の入球に対応する抽選が行われた回数(既抽選回数)を減じた数である。ステップS3の判断結果が「NO」の場合、すなわち、未抽選入賞回数が0回でない場合には、主制御部201は、後述するステップS10へ進む。一方、ステップS3の判断結果が「YES」の場合、すなわち、未抽選入賞回数が0回である場合には、主制御部201は、ステップS4へ進む。

【0087】

ステップS4では、主制御部201は、電源投入時のデモが開始されてから経過した時間を計測した後、ステップS5へ進む。ステップS5では、主制御部201は、電源投入時のデモが開始されてから所定時間が経過したか否かを判断する。ステップS5の判断結果が「YES」の場合、すなわち、電源投入時のデモが開始されてから所定時間が経過した場合には、主制御部201は、ステップS6へ進む。なお、上記した電源投入時のデモ

10

20

30

40

50

を開始するための制御コマンドは、客待ちデモコマンドとしてもよい。

【0088】

ステップS6では、主制御部201は、中間部202に客待ちデモコマンドを送信した後、ステップS7へ進む。客待ちデモコマンドが送信されると、中間部202は、当該客待ちデモコマンドを副制御部203に送信する。客待ちデモコマンドが送信されると、副制御部203は、図柄表示部104やランプ制御部205のそれぞれに対して客待ちデモ用の制御信号を送信する。

【0089】

一方、ステップS5の判断結果が「NO」の場合、すなわち、電源投入時のデモ（又は客待ちデモ）が開始されてから所定時間が経過していない場合には、主制御部201は、
10
ステップS7へ進む。ステップS7では、主制御部201は、第1始動口検出部221で第1始動口105への遊技球の入球が検出されたか又は第2始動口検出部225で第2始動口120への遊技球の入球が検出されたか否かを判断する。ステップS7の判断結果が「YES」の場合、すなわち、第1始動口検出部221で第1始動口105への遊技球の入球が検出されたか又は第2始動口検出部225で第2始動口120への遊技球の入球が検出された場合には、主制御部は、ステップS8へ進む。

【0090】

一方、ステップS7の判断結果が「NO」の場合、すなわち、第1始動口検出部221
20
で第1始動口105への遊技球の入球が検出されず、かつ、第2始動口検出部225で第2始動口120への遊技球の入球が検出されない場合には、主制御部は、ステップS4へ戻り、ステップS4以降の処理を繰り返す。

【0091】

ステップS8では、主制御部201は、客待ちデモ（又は電源投入時のデモ）が開始されてから計測していた時間をクリアした後、ステップS9へ進む。ステップS9では、主制御部201は、未抽選入賞回数に1を加算した後、ステップS10へ進む。ステップS10では、主制御部201は、予め用意された乱数カウンタ（例えば、0～250をカウント）から1つの大当たり判定用乱数を無作為に取得した後、ステップS11へ進む。ステップS11では、主制御部201は、未抽選入賞回数から1を減算した後、図4に示す
30
ステップS12へ進む。

【0092】

図4に示すステップS12では、主制御部201は、例えば、予めROM201bに記憶されている大当たり判定データテーブルを参照して、ステップS10の処理で取得した大当たり判定用乱数が、この大当たり判定データテーブルに記憶されている大当たりの乱数値であるか否かを判断する。また、ステップS12では、取得した大当たり判定用乱数がは
40
ずれの乱数の場合には、例えば、大当たり判定データテーブルを参照して、さらに「リーチ有りのはずれ」又は「リーチ無しのはずれ」であるかについても判断する。ステップS12の判断結果が「YES」の場合、すなわち、ステップS10で取得した大当たり判定用乱数が予め定められた大当たり乱数である場合には、主制御部201は、ステップS13へ進む。

【0093】

ステップS13では、主制御部201は、中間部202に、例えば、大当たりの種別コード（通常当りか確率変動当りか、等）、リーチ有り、図柄変動時間、等の制御データ（付随データ）を含む大当たりリーチコマンド（図柄変動コマンド）を送信した後、ステップS14へ進む。大当たりリーチコマンド（図柄変動コマンド）が送信されると、中間部202は、当該大当たりリーチコマンド（図柄変動コマンド）を副制御部203に送信する。ステップS14では、主制御部201は、図柄変動時間が経過したか否かを判断する。ステップS14の判断結果が「NO」の場合、すなわち、図柄変動時間が経過していない場合には、主制御部201は、同判断を繰り返す。そして、図柄変動時間が経過すると、ステップS14の判断結果が「YES」となり、主制御部201は、ステップS15へ
50
進む。

【 0 0 9 4 】

ステップ S 1 5 では、主制御部 2 0 1 は、中間部 2 0 2 に図柄停止コマンドを送信した後、ステップ S 1 6 へ進む。図柄停止コマンドが送信されると、中間部 2 0 2 は、当該図柄停止コマンドを副制御部 2 0 3 に送信する。ステップ S 1 6 では、主制御部 2 0 1 は、中間部 2 0 2 に大当たり開始コマンドを送信した後、ステップ S 1 7 へ進む。大当たり開始コマンドが送信されると、中間部 2 0 2 は、当該大当たり開始コマンドを副制御部 2 0 3 に送信する。ステップ S 1 7 では、主制御部 2 0 1 は、中間部 2 0 2 に大当たり中の各ラウンドに対応するコマンド（大当たりコマンド）を順次送信し、すべてのラウンドの大当たりコマンドの送信を終了した後、ステップ S 1 8 へ進む。各ラウンドに対応する大当たりコマンドが順次送信されると、中間部 2 0 2 は、各ラウンドに対応する大当たりコマンドを副制御部 2 0 3 に順次送信する。ステップ S 1 8 では、主制御部 2 0 1 は、中間部 2 0 2 に大当たり終了コマンドを送信した後、ステップ S 2 2 へ進む。大当たり終了コマンドが送信されると、中間部 2 0 2 は、当該大当たり終了コマンドを副制御部 2 0 3 に送信する。

10

【 0 0 9 5 】

一方、ステップ S 1 2 の判断結果が「 N O 」の場合、すなわち、ステップ S 1 0 の処理で取得した大当たり判定用乱数が予め定められた大当たり乱数でない場合には、主制御部 2 0 1 は、ステップ S 1 9 へ進む。ステップ S 1 9 では、主制御部 2 0 1 は、「リーチ有りのはずれ」の場合には「はずれリーチコマンド（図柄変動コマンド）」を、「リーチ無しのはずれ」の場合には「はずれコマンド（図柄変動コマンド）」を中間部 2 0 2 に送信した後、ステップ S 2 0 へ進む。はずれリーチコマンド又ははずれコマンドが送信されると、中間部 2 0 2 は、当該制御コマンド（図柄変動コマンド）を副制御部 2 0 3 に送信する。

20

【 0 0 9 6 】

ステップ S 2 0 では、主制御部 2 0 1 は、図柄変動時間が経過したか否かを判断する。ステップ S 2 0 の判断結果が「 N O 」の場合、すなわち、図柄変動時間が経過していない場合には、主制御部 2 0 1 は、同判断を繰り返す。そして、図柄変動時間が経過すると、ステップ S 2 0 の判断結果が「 Y E S 」となり、主制御部 2 0 1 は、ステップ S 2 1 へ進む。ステップ S 2 1 では、主制御部 2 0 1 は、中間部 2 0 2 に図柄停止コマンドを送信した後、ステップ S 2 2 へ進む。図柄停止コマンドが送信されると、中間部 2 0 2 は、当該図柄停止コマンドを副制御部 2 0 3 に送信する。

30

【 0 0 9 7 】

ステップ S 2 2 では、主制御部 2 0 1 は、パチンコ遊技機 1 の電源がオフにされたか否かを判断する。ステップ S 2 2 の判断結果が「 N O 」の場合、すなわち、パチンコ遊技機 1 の電源がオフにされていない場合には、主制御部 2 0 1 は、図 3 に示すステップ S 3 へ戻り、ステップ S 3 以降の処理を繰り返す。

【 0 0 9 8 】

一方、ステップ S 2 2 の判断結果が「 Y E S 」の場合、すなわち、パチンコ遊技機 1 の電源がオフにされた場合には、主制御部 2 0 1 は、ステップ S 2 3 へ進む。ステップ S 2 3 では、主制御部 2 0 1 は、中間部 2 0 2 に終了処理コマンドを送信した後、一連の処理を終了する。終了処理コマンドが送信されると、中間部 2 0 2 は、当該終了処理コマンドを副制御部 2 0 3 に送信する。

40

【 0 0 9 9 】

ここで、図 5 に、大当たり関連コマンド（大当たりリーチコマンド、大当たり開始コマンド、大当たりコマンド）の送信タイミングの一例であるタイミングチャートを示す。図 5（ 1 ）に示す大当たりリーチコマンドは、ランダムに送信される。また、図 5（ 2 ）に示す大当たり開始コマンドは、実際に大当たりが発生した場合に、大当たり状態に移行する際に 1 度だけ送信される。さらに、図 5（ 3 ）に示す大当たりコマンドは、大当たり状態に移行した後、大当たりのラウンドごとに継続的に送信される。

【 0 1 0 0 】

50

(B)次に、副制御部203による処理について説明する。以下では、図柄変動時(大当たりリーチコマンド(図4に示すステップS13参照)又は、はずれリーチコマンド(図4に示すステップS19参照)を受信した場合)及び、大当たり時の副制御部203の処理について説明する。

【0101】

[1]まず、副制御部203による図柄変動処理について、図6に示すフローチャートを参照して説明する。

まず、副制御部203は、主制御部201から中間部202を介して、図柄変動コマンドである大当たりリーチコマンド(図4に示すステップS13参照)又ははずれリーチコマンド(図4に示すステップS19参照)のいずれかを受信したか否かを判断する(図6のステップS31参照)。この判断結果が「NO」の場合には、副制御部203は、同判断を繰り返す。そして、大当たりリーチコマンド又ははずれリーチコマンドのいずれかを受信すると、ステップS31の判断結果が「YES」となり、副制御部203は、ステップS32へ進む。

10

【0102】

ステップS32では、副制御部203は、予め用意された乱数(例えば、0~250)から1つの変動演出選択用乱数を無作為に取得した後、ステップS33へ進む。ステップS33では、副制御部203は、ステップS32の処理で取得した変動演出選択用乱数に基づいて変動演出の種類を選択した後、ステップS34へ進む。

【0103】

ステップS34では、副制御部203は、図柄表示部104やランプ制御部205に変動演出別の演出開始コマンドを送信した後、ステップS35へ進む。ステップS35では、副制御部203は、変動演出の演出時間が経過したか否かを判断する。ステップS35の判断結果が「NO」の場合、すなわち、変動演出の演出時間が経過していない場合には、副制御部203は、ステップS36へ進む。

20

【0104】

ステップS36では、副制御部203は、主制御部201から中間部202を介して図柄停止コマンド(図4に示すステップS15及びS21参照)を受信したか否かを判断する。ステップS36の判断結果が「NO」の場合、すなわち、図柄停止コマンドを受信していない場合には、副制御部203は、ステップS35へ戻り、ステップS35以降の処理を繰り返す。

30

【0105】

一方、ステップS36の判断結果が「YES」の場合、すなわち、図柄停止コマンドを受信した場合には、副制御部203は、ステップS37へ進む。また、ステップS35の判断結果が「YES」の場合、すなわち、変動演出の演出時間が経過した場合にも、副制御部203は、ステップS37へ進む。ステップS37では、副制御部203は、図柄表示部104やランプ制御部205に演出停止コマンドを送信した後、一連の処理を終了する。

【0106】

[2]次に、副制御部203による大当たり時の処理について、図7に示すフローチャートを参照して説明する。

40

まず、副制御部203は、主制御部201から中間部202を介して大当たり開始コマンド(図4に示すステップS16参照)を受信したか否かを判断する(図7のステップS41参照)。この判断結果が「NO」の場合には、副制御部203は、同判断を繰り返す。そして、大当たり開始コマンドを受信すると、ステップS41の判断結果が「YES」となり、副制御部203は、ステップS42へ進む。

【0107】

ステップS42では、副制御部203は、図柄表示部104やランプ制御部205に大当たり開始処理コマンドを送信した後、ステップS43へ進む。ステップS43では、副制御部203は、主制御部201から中間部202を介してラウンド別の大当たりコマン

50

ド（図4に示すステップS17参照）を受信したか否かを判断する。この判断結果が「NO」の場合には、副制御部203は、同判断を繰り返す。そして、ラウンド別の大当たりコマンドを受信すると、ステップS43の判断結果が「YES」となり、副制御部203は、ステップS44へ進む。

【0108】

ステップS44では、副制御部203は、図柄表示部104やランプ制御部205に受信したラウンド別の大当たりコマンドに対応するラウンド別処理コマンドを送信した後、ステップS45へ進む。ステップS45では、主制御部201から中間部202を介して大当たり終了コマンド（図4に示すステップS18参照）を受信したか否かを判断する。この判断結果が「NO」の場合には、副制御部203は、同判断を繰り返す。そして、大

10

【0109】

（C）次に、ランプ制御部205によるランプ制御処理について説明する。ここでは、副制御部203から図柄変動コマンドを受信した場合（図柄変動時）の処理について、図8に示すフローチャートを参照して説明する。

まず、ランプ制御部205は、副制御部203から演出開始コマンド（図6に示すステップS34参照）を受信したか否かを判断する（図8のステップS51参照）。この判断結果が「NO」の場合には、ランプ制御部205は、同判断を繰り返す。そして、演出開始コマンドを受信すると、ステップS51の判断結果が「YES」となり、ランプ制御部205は、ステップS52へ進む。

20

【0110】

ステップS52では、ランプ制御部205は、例えば、ROM205bから予めコマンド別に記憶されているデータを読み出した後、ステップS53へ進む。ステップS53では、ランプ制御部205は、コマンド別の選択ルーチンを実行した後、ステップS54へ進む。ステップS54では、ランプ制御部205は、ランプデータをセットした後、ステップS55へ進む。

【0111】

ステップS55では、ランプ制御部205は、ランプ262にランプデータを出力した後、ステップS56へ進む。これにより、ランプ262は、ランプ制御部205から出力されたランプデータに基づいて、点灯又は消灯する。ステップS56では、ランプ制御部205は、副制御部203から演出停止コマンド（図6に示すステップS37参照）を受信したか否かを判断する。この判断結果が「NO」の場合には、ランプ制御部205は、ステップS55へ戻り、ステップS55以降の処理を繰り返す。一方、ステップS56の判断結果が「YES」の場合、すなわち、副制御部203から演出停止コマンドを受信した場合には、ランプ制御部205は、ステップS57へ進む。ステップS57では、ランプ制御部205は、ランプデータの出力を停止した後、一連の処理を終了する。

30

【0112】

以上説明したように、副制御部203及びランプ制御部205は、主制御部201から供給される制御コマンドに基づいて各種の処理を行っている。賞球制御部204についても同様である。以下、副制御部203、賞球制御部204及びランプ制御部205の総称として、「周辺部」を用いる。

40

一方、上記したように、遊技機に対し行われる、遊技とは無関係にメダルや遊技球などの遊技媒体を強制的に払い出させる不正行為のうち、主制御基板（主制御部）や周辺基板（周辺部）に関するものとして以下に示すものがある。

【0113】

（1）正規な主制御基板と不正な主制御基板との交換

（2）主制御基板に搭載されたCPUが実行する正規なプログラムが記憶されたROM

50

と上記プログラムを改ざんした不正なプログラムが記憶されたROMとの交換

(3) 主制御基板と周辺基板との間に不正な基板(なりすまし基板)を設けた上での上記(2)のROM交換

このような不正行為が行われた場合、周辺部は不正な制御部から出力された不正な制御コマンドデータによって不正な動作を行ってしまう。何故なら、既存の制御コマンドデータには送信者(主制御部201)を識別するための情報が含まれていないので、制御コマンドデータを受信する周辺部では、送信された制御コマンドデータが、正規な制御部から送信されたものか否か識別できないためである。

【0114】

また、上記した不正行為に限らず、例えば、主制御部から周辺部に制御コマンドデータが送信されている際に、遊技機に外部から電氣的な雑音や機械的な振動等が加えられることにより、この雑音等の影響により制御コマンドデータにビットエラーが発生し、制御コマンドデータが変更されてしまうことがある。この場合、本来周辺部に送信されるべき制御コマンドデータが大当たりコマンド以外の制御コマンドのデータであるにも関わらず、ビットエラーが発生して当該制御コマンドデータが大当たりコマンドデータに変更されてしまうと、上記した不正行為が行われた場合でなくても、遊技者に不当に多くの遊技媒体(例えば、遊技球やメダルなど)が払い出され、遊技場が多大な損害を被ってしまう。

【0115】

そこで、上記不正行為及び雑音等に起因する遊技機の誤動作を防止するため、本実施の形態に係るパチンコ遊技機1では、主制御部201と副制御部203との間に中間部202を設けている。

そして、本実施の形態においては、主制御部201は、出力する制御コマンドが所定の制御コマンドである場合、主制御部201を認証するための第1及び第2認証値から得られた認証データを所定の制御コマンドに付加して中間部202に供給する。中間部202は、主制御部201から取得した認証データから得られた第1認証値を用いて1回目の認証を行うとともに、第1認証結果又は第2認証値について、復号化、暗号化、再暗号化、データ構造変換、中間演算等の中間処理を行って得た中間処理情報を、副制御部203に供給する。そして、副制御部203は、中間部202から取得した中間処理情報から得られた第2認証値を用いて2回目の認証を行うとともに、中間処理情報から得られた第1認証結果又は第2認証結果の少なくとも1つに応じた処理を行う。ここで、所定の制御コマンドとは、パチンコ遊技機1の通電中において、パチンコ遊技機1の動作、例えば、初期化動作や演出動作(大当たりコマンドやリーチコマンド等)、あるいは客待ちデモンストラーションなどを指示するために、主制御部201が中間部202を介して副制御部203に送信する各種の制御コマンドの中から、予め任意に選定した特定の制御コマンドをいう。

【0116】

次に、主制御部201が中間部202に供給する制御信号のデータフォーマットの一例について、図9に示す模式図を参照して説明する。図9(1)に示すように、主制御部201が出力する通常の制御信号300には、制御コマンドデータ301及び付随データ302が含まれている。この場合の制御コマンドデータ301は、上記した所定の制御コマンド以外の制御コマンド固有のデータである。また、付随データ302は、制御コマンドデータ301に付随するデータであり、例えば、現在の遊技状態を示すデータなど制御コマンドデータ301に対応する処理を実行するために必要な制御データである。

【0117】

一方、主制御部201は、制御信号内の制御コマンドデータ301が上記した所定の制御コマンド固有のデータである場合、図9(2)に示すように、制御コマンドデータ301及び付随データ302に加え、認証データ303を含んだ認証データ付制御信号310を生成し、出力する。なお、図9には示していないが、通常の制御信号300及び認証データ付制御信号310には、一般的なデータ通信で伝送される制御信号と同様に、BCC(Block Check Character)等が含まれている場合もある。BCCは、データ伝送の過程

10

20

30

40

50

で発生するデータ誤りなどをチェックするために、伝送ブロックごとに付加される誤り検出符号である。後述する認証データ付制御信号311、312、通常の制御信号320、中間処理情報付制御信号321、322及び323についても同様である。

【0118】

なお、認証データ付制御信号は、図9(2)に示すような制御コマンドデータ301、付随データ302、認証データ303の順で配置された認証データ付制御信号310に限らず、例えば、図9(3)に示すように、認証データ303を制御信号の先頭に設けた認証データ付制御信号311としたり、図9(4)に示すように、制御コマンドデータ301と付随データ302との間に認証データ303を挿入した認証データ付制御信号312としたりしても良い。また、制御コマンドデータ301及び付随データ302とは別個に
10

【0119】

このように、認証データ303を制御信号に含めることによって、認証データ単体で送信する場合と比較して、主制御部201と副制御部203との間の通信負荷の増大を抑えることができる。また、認証データ303を制御信号に含めることによって、認証データ303を単体で送信する場合と比較して、通信データ中から認証データ303が抽出され、解析されてしまう危険性を低減することができる。また、認証処理は、所定の制御コマンドの制御コマンドデータを送信するときのみ行われるため、主制御部201の処理負
20

なお、前記したように、認証データ303は、主制御部201を認証するための第1及び第2認証値に対して所定の加工処理を行うことにより生成する。

【0120】

また、主制御部201は、主制御部201を2回認証するための第1及び第2認証値から認証データ303を得た後、この認証データ303を中間部202及び副制御部203に送信している。したがって、何らの処理も施していない認証値をそのまま中間部202及び副制御部203に供給する場合と比較して、各認証値を不正者により分析される可能性を低減することができる。また、主制御部201は、所定のプログラムコードを用いて第1及び第2認証値を生成した場合には、主制御部201が実行するプログラムの改ざん
30

【0121】

さらに、主制御部201を2回認証するための第1及び第2認証値から得られた認証データ303を主制御部201が中間部202及び副制御部203に供給しているので、複数の認証値を個別に中間部202及び副制御部203に供給する場合と比較して、送信の回数とそのデータ量を少なくすることができる。これにより、主制御部201、中間部202、副制御部203のデータ通信に対する負荷の増加を抑えることができる。

【0122】

また、認証処理は、中間部202と副制御部203とで2回に分けて実行するので、複数回の認証処理を副制御部203のみが実行する場合と比較して、副制御部203を構成するCPU203aの処理負荷が増大する割合を抑えることができる。このため、副制御部203の処理速度が低下し、演出のための表示がスムーズに行われないなどの不都合が発生するおそれを最小限にすることができる。
40

【0123】

さらに、認証処理は、中間部202と副制御部203とで2回に分けて実行するので、上記した(1)~(3)等の主制御部201に対する不正行為及び雑音等に起因するパチンコ遊技機1の誤動作の他、中間部202に対する上記した(1)~(3)等と同様な不正行為及び雑音等に起因するパチンコ遊技機1の誤動作を防止することができ、セキュリティの向上を図ることができる。
50

【 0 1 2 4 】

また、所定の制御コマンドの制御コマンドデータ 3 0 1 にのみ認証データ 3 0 3 が付加されるので、副制御部 2 0 3 が実行するプログラムには所定の制御コマンドに関する認証処理を追加するだけで良い。したがって、副制御部 2 0 3 が実行するプログラム全体にわたる新たなタイミングの設計する必要がないので、すべての制御コマンドの制御コマンドデータ 3 0 1 に認証データ 3 0 3 が付加される場合と比較して、認証機能を追加するタイミングの設計、機能の実装、機能の検証など、より簡単に、少ない作業工数で実現することができる。

【 0 1 2 5 】

さらに、主制御部 2 0 1 と副制御部 2 0 3 との間に中間部 2 0 2 を設けているので、主制御部 2 0 1 を構成する CPU 2 0 1 a と副制御部 2 0 3 を構成する CPU 2 0 3 a との間で処理能力に差異があったり、主制御部 2 0 1 を構成する ROM 2 0 1 b と副制御部 2 0 3 を構成する ROM 2 0 3 b との間で記憶容量に差異があったりしたとしても、その差異を中間部 2 0 2 で吸収することができる。

10

【 0 1 2 6 】

例えば、主制御部 2 0 1 を構成する CPU 2 0 1 a の処理能力が副制御部 2 0 3 を構成する CPU 2 0 3 a の処理能力と比較して余裕がある場合、主制御部 2 0 1 は第 1 認証値、第 2 認証値又は認証データのいずれかに対して複雑又は高度な暗号化演算を行って得られた認証データ 3 0 3 を中間部 2 0 2 に供給し、中間部 2 0 2 は受信した上記認証データ 3 0 3 に対して比較的簡易又は低度な暗号化演算を行って得られた暗号化演算結果を副制御部 2 0 3 に供給する。

20

【 0 1 2 7 】

また、副制御部 2 0 3 を構成する ROM 2 0 3 b の記憶容量が主制御部 2 0 1 を構成する ROM 2 0 1 b の記憶容量と比較して余裕がある場合、主制御部 2 0 1 は認証データ 3 0 3 をそのままあるいは比較的簡易又は低度な暗号化演算を行って得られた暗号化演算結果を中間部 2 0 2 に供給し、中間部 2 0 2 は受信した上記暗号化演算結果に対して複雑又は高度な再暗号化演算を行ったり、上記暗号化演算結果を復号化した後により複雑又は高度な再暗号化演算を行ったりする中間演算を行って得られた中間演算結果を副制御部 2 0 3 に供給する。

【 0 1 2 8 】

このようなことは、主制御部 2 0 1 及び副制御部 2 0 3 をそれぞれ構成する CPU 2 0 1 a 及び 2 0 3 a の処理能力や ROM 2 0 1 b 及び 2 0 3 b の記憶容量における余裕に差異がある場合だけでなく、このような差異はないが、主制御部 2 0 1 を構成する CPU 2 0 1 a 又は副制御部 2 0 3 を構成する CPU 2 0 3 a がそれぞれ実行するプログラムの一方の全部又は一部が変更された場合（バージョンアップなど）や、第 1 認証値、第 2 認証値又は中間演算結果等のデータ構造等において、形式的な差異が発生した場合についても同様に当てはまる。

30

【 0 1 2 9 】

また、1 回目の認証処理を中間部 2 0 2 が実行するので、複数回の認証処理を副制御部 2 0 3 のみが実行する遊技機と比較して、より簡単に、少ない作業工数で副制御部 2 0 3 が実行する認証用のプログラムにおける認証アルゴリズムを変更することができる。

40

【 0 1 3 0 】

中間部 2 0 2 が上記した第 1 認証値を用いて 1 回目の認証を行い、その認証結果（第 1 認証結果）及び第 2 認証値を副制御部 2 0 3 に送信し、副制御部 2 0 3 が上記した第 2 認証値を用いて 2 回目の認証を行うことによって、副制御部 2 0 3 は、得られた認証結果（第 2 認証結果）及び送信された第 1 認証結果に基づいて、制御信号の出力元が正規の主制御部 2 0 1 であるか否か、正規の中間部 2 0 2 であるか否かを判断することができる。なお、中間部 2 0 2 及び副制御部 2 0 3 が第 1 及び第 2 認証値を用いて認証を行うには、中間部 2 0 2 及び副制御部 2 0 3 を構成する ROM 等の記憶手段に認証に必要なデータ（以下、「期待値」等という。）が予め記憶されている必要があることは言うまでもない。

50

た、主制御部 201 の ROM 201 b に記憶されたプログラムコードの不正な書き換えや、主制御部 201 の ROM 201 b の不正な取り替えなどを検出することができる。

【0131】

なお、主制御部 201 は、それぞれの制御信号に対して異なる認証データ 303 を生成するものとしても良い。具体的には、例えば、第 1 及び第 2 認証値のうち、プログラムコード検査値は、制御コマンドに対応させて主制御部 201 の ROM 201 b 内のプログラムコードが記憶されているアドレスの範囲を異ならせたり、第 1 及び第 2 認証値から認証データ 303 を生成するための誤り検出演算等の加工処理を行う処理方法を異ならせたりするようにする。

【0132】

また、認証データ 303 には、認証データ 303 とともに送信される制御コマンドデータ 301 や付随データ 302 に関するデータを含ませても良い。制御コマンドデータ 301 や付随データ 302 に関するデータとは、制御コマンドデータ 301 や付随データ 302 そのものや、制御コマンドデータ 301 や付随データ 302 に対して上述した加工処理を行って得られた値などである。

【0133】

一般に、不正な制御部は、正規の主制御部 201 と異なる制御コマンドデータを送信することによって、副制御部 203 に不正な動作を行わせようとする。認証データ 303 とともに送信する制御コマンドデータ 301 や付随データ 302 を用いて認証データ 303 を生成すれば、不正な制御部によって認証データ 303 を再利用された場合であっても、

認証データ 303 と制御コマンドの整合がとれず、不正を検知することができる。
また、上記した不正行為に限らず、電氣的な雑音や機械的な振動等に起因して、制御コマンドデータにビットエラーが発生し、制御コマンドデータが変更された場合、認証は成功しないため、上記した雑音等に起因して変更された制御コマンドデータに対応した制御コマンドの実行を防止することもできる。

【0134】

また、認証データ 303 に制御コマンドデータ 301 や付随データ 302 に関するデータを含ませる場合、主制御部 201 は制御コマンドデータ 301 や付随データ 302 に関するデータと第 1 認証値又は第 2 認証値とを合わせて暗号化して、認証データ 303 を生成する処理を行っても良い。

【0135】

認証データ 303 は、上記した「所定の加工処理」を行って生成する他、この「所定の加工処理」で生成したデータと、認証データ 303 を付加する所定の制御コマンドの制御コマンドデータ 301 又は付随データ 302 とを、四則演算、あるいは論理演算などを行って生成しても良い。

【0136】

また、主制御部 201 が、第 1 及び第 2 認証値を生成するタイミングと、第 1 及び第 2 認証値を用いて認証データ 303 を生成するタイミングとは、特に制限はなく、所定の制御コマンドの制御コマンドデータ 301 が送信されるまでに生成されるように、主制御部 201 の制御プログラム中に、第 1 及び第 2 認証値を生成する処理と、第 1 及び第 2 認証値を用いて認証データ 303 を生成する処理とを行うプログラムを組み込んでおけば良い。

【0137】

なお、この実施の形態では、2 個の第 1 及び第 2 認証値を用いる例を示しているが、これに限定されない。認証値の個数は、主制御部 201 が認証コードを作成するためのプログラム容量及びそのプログラムの処理速度などの処理能力、等を考慮して適切に設定する。例えば、主制御部 201 の処理能力の余裕が低い場合には認証値の個数を 2 個又は 3 個程度に設定することが望ましいが、処理能力が高い場合には、認証値の個数を 4 個以上にしても良い。さらに、認証データ 303 を付加する所定の制御コマンドごとに、認証値の個数を変えても良い。このように、複数の認証値を用いて複数回の認証を行えば、例えば

10

20

30

40

50

、主制御部 201 を構成する CPU 201 a の処理能力又は副制御部 203 を構成する CPU 203 a の処理能力が低く、高度の認証処理ができないため、処理負荷の軽い認証方式を採用せざるを得ない場合でも、複数回の認証を行うことにより、セキュリティの向上を図ることができる。

【0138】

次に、中間部 202 が副制御部 203 に供給する制御信号のデータフォーマットの一例について、図 10 に示す模式図を参照して説明する。主制御部 201 から図 9 (1) に示す通常の制御信号 300 が供給された場合には、中間部 202 は、図 10 (1) に示すように、制御コマンドデータ 301 及び付随データ 302 が含まれる通常の制御信号 320 をそのまま副制御部 203 に供給する。一方、主制御部 201 から、例えば、図 9 (2) ~ (4) に示す認証データ付制御信号 310 ~ 312 等が供給された場合には、中間部 202 は、認証データ 303 に対して中間処理を行って、中間処理情報 304 を生成し、例えば、図 10 (2) ~ (4) に示す中間処理情報付制御信号 321 ~ 323 等を生成し、副制御部 203 に供給する。

10

【0139】

(D) 次に、主制御部 201 と中間部 202 及び周辺部との間で行う制御信号の送受信処理について説明する。以下、主制御部 201 と中間部 202 との間の制御信号の送受信処理について、図 11 及び図 12 に示すフローチャートを参照して説明するが、主制御部 201 は異なる 2 種の認証値 (第 1 認証値と第 2 認証値) を生成して、これら第 1 認証値と第 2 認証値 2 を用いた加工処理により認証データ 303 を生成する場合を例にして説明する。なお、主制御部 201 と賞球制御部 204 との間の制御信号の送受信処理も同様の手順で行われる。

20

【0140】

図 11 は、主制御部 201 による制御信号の送信処理の一例を示すフローチャートである。まず、主制御部 201 は、現在、制御コマンドデータの送信タイミングであるか否かを判断する (図 11 のステップ S61 参照)。この判断結果が「NO」の場合には、主制御部 201 は、同判断を繰り返す。そして、制御コマンドデータの送信タイミングとなると、ステップ S61 の判断結果が「YES」となり、主制御部 201 は、ステップ S62 へ進む。

【0141】

ステップ S62 では、主制御部 201 は、今回送信する制御コマンドが所定の制御コマンドか否かを判断する。ステップ S62 の判断結果が「YES」の場合、すなわち、今回送信する制御コマンドが所定の制御コマンドである場合には、主制御部 201 は、ステップ S63 へ進む。ステップ S63 では、主制御部 201 は、制御コマンドデータ 301 (所定の制御コマンドの制御コマンドデータ) 及び付随データ 302 を RAM 201 c の所定の記憶領域にセットした後、ステップ S64 へ進む。

30

【0142】

ステップ S64 では、主制御部 201 は、第 1 認証値を生成する処理を行い、この生成した第 1 認証値を RAM 201 c に記憶する処理を行った後、ステップ S65 へ進む。なお、ステップ S64 の処理の前に第 1 認証値が生成されて RAM 201 c に記憶されている場合には、第 1 認証値を生成する処理を行う必要はない。

40

【0143】

ステップ S65 では、主制御部 201 は、第 2 認証値を生成する処理を行い、この生成した第 2 認証値を RAM 201 c に記憶する処理を行った後、ステップ S66 へ進む。なお、ステップ S65 の処理の前に第 2 認証値が生成されて RAM 201 c に記憶されている場合には、第 2 認証値を生成する処理を行う必要はない。

また、上記したように、ステップ S64 とステップ S65 で生成する複数の認証値となる第 1 認証値と第 2 認証値については、少なくともその一つは、ROM 201 b に記憶されている所定のプログラムコードを用いて認証値 (プログラムコード検査値) を生成する処理を行う。

50

【0144】

ステップS66では、主制御部201は加工処理プログラムにより、上記したステップS64及びステップS65で生成した第1認証値と第2認証値を用いた所定の加工処理を行う。そして、この所定の加工処理を行って得たデータを認証データとしてRAM201cに記憶する処理を行う。この所定の加工処理としては、上記したように、例えば、暗号化されていない又は暗号化された第1及び第2認証値を用いた四則演算又は論理演算等を行って所定のデータ長を有する演算データを得る処理、これらの四則演算又は論理演算等により得られた演算データのビット配列を並び変える処理、上記演算データのビットをシフト又はロテイトする処理、若しくは、暗号化されていない又は暗号化された第1及び第2認証値をそれぞれ構成する複数のビットを取り出して所定の規則に従って並べて1つのデータを生成する処理などが考えられる。なお、異なる3種以上の認証値を生成して、これら生成した認証値を用いた加工処理により認証データ303を生成する場合も、ステップS64～ステップS66の処理と同様な処理を行う。

10

【0145】

なお、ステップS66の処理においては、生成した認証データ303は、シーザー暗号、単一換字暗号、エニグマなど、比較的簡易な暗号化方式で暗号化処理しても良い。また、ステップS63の処理とステップS64～ステップS66の処理の順序を入れ替えても良い。

【0146】

ステップS67では、主制御部201は、上記したステップS63及びステップS66のそれぞれの処理で生成した制御コマンドデータ301、付随データ302及び認証データ303を含む制御信号（認証データ付制御信号）を生成し、中間部202に送信した後、一連の処理を終了する。

20

【0147】

一方、ステップS62の判断結果が「NO」の場合、すなわち、今回送信する制御コマンドが所定の制御コマンドでない場合には、主制御部201は、ステップS68へ進む。ステップS68では、主制御部201は、制御コマンドデータ301（所定の制御コマンド以外の制御コマンドの制御コマンドデータ）及び付随データ302をRAM201cの所定の記憶領域にセットした後、ステップS69へ進む。ステップS69では、主制御部201は、上記したステップS68の処理でセットした制御コマンドデータ301及び付随データ302を含む制御信号（通常の制御信号）を生成し、中間部202に送信した後、一連の処理を終了する。

30

【0148】

このように、主制御部201は、中間部202に所定の制御コマンドの制御コマンドデータを送信する場合のみ、制御コマンドデータ301に認証データ303を付加する。認証処理が行われるのは所定の制御コマンドの制御コマンドデータの送信時のみであるので、主制御部201や副制御部203の処理負荷が認証処理によって増大する割合を抑えることができる。

【0149】

次に、中間部202による制御信号の受送信処理について説明する。図12は、中間部202による制御信号の受送信処理の一例を示すフローチャートである。まず、中間部202は、主制御部201から送信された制御信号を受信したか否かを判断する（図12のステップS71参照）。この判断結果が「NO」の場合には、中間部202は、同判断を繰り返す。そして、主制御部201から送信された制御信号を受信すると、ステップS71の判断結果が「YES」となり、中間部202は、ステップS72へ進む。

40

【0150】

ステップS72では、中間部202は、受信した制御信号に認証データ303が含まれているか否かを判断する。ステップS72の判断結果が「YES」の場合、すなわち、受信した制御信号に認証データ303が含まれている場合には、中間部202は、ステップS73へ進む。ここで、制御信号に認証データ303が含まれているか否かの判断は、例

50

例えば、制御信号のデータ量が通常の制御信号よりも多いか否かや、制御信号において、制御コマンドデータ301又は付随データ302を構成する任意のビット又は別個に設けられている識別データ(図示略)が認証データ303が含まれていることを示しているか否かを判断することによって行う。なお、ステップS72の処理において、中間部202は、受信した制御信号に認証データ303が含まれているか否かを判断するのではなく、制御信号に含まれる制御コマンドデータ301が所定の制御コマンドの制御コマンドデータであるか否かを判断しても良い。

【0151】

ステップS73では、中間部202は、制御信号から認証データ303を抽出し、認証データ303に対して中間処理を行った後、ステップS74へ進む。この中間処理としては、以下に示す(a)~(j)の処理のうち、(d)の認証処理と、(d)の認証処理以外の処理のいずれか又はこれらの処理の組み合わせた処理を行う。

10

【0152】

(a) 認証データ303が主制御部201で暗号化されている場合には、復号化する。

(b) 主制御部201で暗号化されていない又は(a)の処理で復号化された認証データ303から第1及び第2認証値をそれぞれ復元する。

(c) (b)の処理で復元された第1認証値又は第2認証値のいずれか一方又は両方が主制御部201で暗号化されている場合には、復号化する。

【0153】

(d) (b)の処理で復元された又は(b)の処理で復元され(c)の処理で復号化された第1認証値を用いて、主制御部201が正規の主制御部であるか否かについて1回目の認証処理を行う。

20

(d)における1回目の認証処理は、例えば、以下に示す手法により行う。すなわち、例えば、第1認証値と期待値とが一致するか否かを判断する。なお、中間部202は、第1認証値と期待値とが一致するか否かではなく、第1認証値と期待値とが所定の関係にあるか否かを判断しても良い。所定の関係とは、例えば、第1認証値に所定の演算を行って得た値が期待値と一致する、などの関係をいう。

【0154】

中間部202が照合に用いる期待値は、例えば、製造時など、予め中間部202を構成するROM202bの所定の記憶領域に記憶させておく。なお、中間部202が照合に用いる期待値を、他の構成部から中間部202に送信することとしても良い。他の構成部としては、例えば、賞球制御部204や第1認証値の期待値を生成するための専用の処理部(以下、「期待値算出部」という。)などがある。期待値算出部は、予め記憶されている期待値を中間部202に送信しても良いし、照合処理ごとに期待値を生成しても良い。また、外部接続用インターフェイス(図示略)を介して、外部の機器から中間部202や期待値算出部に期待値を算出するために必要な係数などを送信しても良い。このように、中間部202を構成するROM202bの所定の記憶領域に、予め第1認証値の期待値を記憶させずに、他の構成部から取得することとすれば、第1認証値を事後的に変更することが可能となる。

30

【0155】

(e) (d)の処理で得られた第1認証結果又は(b)の処理で復元された又は(b)の処理で復元され(c)の処理で復号化された第2認証値のいずれか一方又は両方を暗号化する。

40

(f) 暗号化された又は暗号化されていない第1認証結果及び暗号化された又は暗号化されていない第2認証値と、当該認証データ303とともに受信した制御コマンドデータ301又は付随データ302のいずれか一方又は両方、これらの制御コマンドデータ301又は付随データ302のいずれか一方又は両方を所定の変換式に基づいて変換した変換制御コマンドデータ、あるいは、乱数発生部により発生された乱数等の所定の数値などについて、四則演算や論理演算等の中間演算を行う。

【0156】

50

(g) 第1認証結果、第2認証値又は中間演算結果等のデータ構造等において、形式的な差異が発生している場合には、データ構造変換処理を行う。

(h) 暗号化された第1認証結果、暗号化された第2認証値、中間演算結果のいずれかを暗号化又は再暗号化する。

(i) 第1認証結果等、第2認証値等、中間処理結果等のうち、2つ以上のデータに対して所定の加工処理を行う。

(j) 加工処理データを暗号化する。

(k) 制御コマンドデータ及び付随データに、以上説明した(a)~(j)の処理又はこれらの処理の組み合わせた処理で得られた中間処理情報を付加して中間処理情報付制御信号を生成する。中間処理情報としては、例えば、第1認証結果等、第2認証値等、中間演算結果等、暗号化されていない又は暗号化された加工処理データの少なくとも1つを含む。

10

【0157】

ステップS74では、中間部202は、制御信号に含まれている制御コマンドデータ301、付随データ302と、上記したステップS73の処理で得られた中間処理情報304とを含む制御信号(中間処理情報付制御信号)を生成し、副制御部203に送信した後、一連の処理を終了する。

【0158】

一方、ステップS72の判断結果が「NO」の場合、すなわち、受信した制御信号に認証データ303が含まれていない場合、すなわち、通常の制御信号である場合には、中間部202は、ステップS75へ進む。ステップS75では、中間部202は、送信された通常の制御信号をそのまま副制御部203に送信した後、一連の処理を終了する。

20

【0159】

次に、副制御部203による制御信号の受信処理について説明する。図13は、副制御部203による制御信号の受信処理の一例を示すフローチャートである。まず、副制御部203は、中間部202から送信された制御信号を受信したか否かを判断する(図13のステップS81参照)。この判断結果が「NO」の場合には、副制御部203は、同判断を繰り返す。そして、中間部202から送信された制御信号を受信すると、ステップS81の判断結果が「YES」となり、副制御部203は、ステップS82へ進む。

【0160】

ステップS82では、副制御部203は、受信した制御信号に中間処理情報304が含まれているか否かを判断する。ステップS82の判断結果が「YES」の場合、すなわち、受信した制御信号に中間処理情報304が含まれている場合には、副制御部203は、ステップS83へ進む。ここで、制御信号に中間処理情報304が含まれているか否かの判断は、例えば、制御信号のデータ量が通常の制御信号よりも多いか否かや、制御信号において、制御コマンドデータ301又は付随データ302を構成する任意のビット又は別個に設けられている識別データ(図示略)が中間処理情報304が含まれていることを示しているか否かを判断するか、あるいは、制御信号に含まれる制御コマンドデータ301が認証処理を行うために予め設定した所定の制御コマンドの制御コマンドデータであるか否かを判断しても良い。

30

40

【0161】

ステップS83では、副制御部203は、制御信号から中間処理情報304を抽出し、2回目の認証処理を行った後、ステップS84へ進む。この2回目の認証処理としては、例えば、以下に示す[1]~[4]の処理又はこれらの処理の組み合わせた処理を行う。

【0162】

[1] 中間処理情報304を構成する、上記した、第1認証結果等、第2認証値等、中間演算結果等、加工処理データのいずれかが暗号化又は再暗号化されている場合には、復号化する。

[2] 暗号化されていない又は[1]の処理で復号化された中間演算結果等、暗号化されていない又は[1]の処理で復号化された加工処理データから、第1認証結果及び第2

50

認証値を取り出す。

【 0 1 6 3 】

[3] [2] の処理で取り出された第 1 認証結果又は第 2 認証値が暗号化又は再暗号化されている場合には、復号化する。

[4] [1] ~ [3] のいずれかの処理で得られた第 2 認証値を用いて、主制御部 2 0 1 が正規の主制御部であるか否か又は中間部 2 0 2 が正規の副制御部であるか否かのいずれか一方又は両方について、2 回目の認証を行う。

【 0 1 6 4 】

[4] における認証処理は、例えば、以下に示す手法により行う。すなわち、例えば、[1] ~ [3] のいずれかの処理で得られた第 2 認証値と期待値とが一致するか否かを判断する。なお、副制御部 2 0 3 は、第 2 認証値と期待値とが一致するか否かではなく、第 2 認証値と期待値とが所定の関係にあるか否かを判断しても良い。所定の関係とは、例えば、第 2 認証値に所定の演算を行って得た値が期待値と一致する、などの関係をいう。

【 0 1 6 5 】

副制御部 2 0 3 が照合に用いる期待値は、例えば、製造時など、予め副制御部 2 0 3 を構成する ROM 2 0 3 b の所定の記憶領域に記憶させておく。なお、副制御部 2 0 3 が照合に用いる期待値を、他の構成部から副制御部 2 0 3 に送信することとしても良い。他の構成部としては、例えば、賞球制御部 2 0 4 や期待値算出部などがある。期待値算出部は、予め記憶されている期待値を副制御部 2 0 3 に送信しても良いし、照合処理ごとに期待値を生成しても良い。また、外部接続用インターフェイス（図示略）を介して、外部の機器から副制御部 2 0 3 や期待値算出部に期待値を算出するために必要な係数などを送信しても良い。このように、副制御部 2 0 3 を構成する ROM 2 0 3 b の所定の記憶領域に、予め第 2 認証値の期待値を記憶させずに、他の構成部から取得することとすれば、第 2 認証値を事後的に変更することが可能となる。

【 0 1 6 6 】

ステップ S 8 4 では、副制御部 2 0 3 は、ステップ S 8 3 の処理で得られた第 1 認証結果及び第 2 認証結果がいずれも認証に成功したことを示しているか否かを判断する。ステップ S 8 4 の判断結果が「YES」の場合、すなわち、ステップ S 8 3 の処理で得られた第 1 認証結果及び第 2 認証結果がいずれも認証に成功したことを示している場合には、副制御部 2 0 3 は、ステップ S 8 5 へ進む。また、ステップ S 8 2 の判断結果が「NO」の場合、すなわち、受信した制御信号に中間処理情報 3 0 4 が含まれていない場合、つまり、通常の制御信号である場合にも、副制御部 2 0 3 は、ステップ S 8 5 へ進む。

【 0 1 6 7 】

ステップ S 8 5 では、副制御部 2 0 3 は、制御コマンドデータ 3 0 1 及び付随データ 3 0 2 に基づく処理を行った後、一連の処理を終了する。一方、ステップ S 8 4 の判断結果が「NO」の場合、すなわち、ステップ S 8 3 の処理で得られた第 1 認証結果又は第 2 認証結果のいずれかが認証に成功したことを示していない場合には、副制御部 2 0 3 は、ステップ S 8 6 へ進む。ステップ S 8 6 では、副制御部 2 0 3 は、制御コマンドデータ 3 0 1 及び付随データ 3 0 2 を破棄するとともに、不正行為を報知するための報知信号を図柄表示部 1 0 4 やランプ制御部 2 0 5、あるいはパチンコ遊技機 1 を管理するセンター制御装置などに送信した後、一連の処理を終了する。なお、ステップ S 8 6 の処理では、副制御部 2 0 3 は、データの破棄と報知のいずれか一方のみを行うこととしても良い。

【 0 1 6 8 】

図柄表示部 1 0 4 やランプ制御部 2 0 5 等は、供給された報知信号に基づいて、主制御部 2 0 1 に不正が行われた可能性がある旨を報知する演出を実行する。この演出は、例えば、図柄表示部 1 0 4 に通常出現しないキャラクタを出現させたり、通常出現するキャラクタを通常とは異なる方法で出現させるなどである。また、図柄表示部 1 0 4 の輝度を変えたり、色を変えたり、ランプ制御部 2 0 5 に対して所定のランプを表示制御するようにしても良い。いずれにせよ、遊技店の従業員が当該パチンコ遊技機 1 の前を通過した際に、従業員がその状態に気がつくようにしてあれば良い。また、この演出は、顧客がその状

10

20

30

40

50

態に気がつかないような演出でも良く、また、顧客が容易に気がつく演出であっても良い。顧客が容易に気がつく演出にすれば、不正行為を効率的に抑止することができる。

【0169】

また、報知信号に「大当たり中」や「確率変動中」などのパチンコ遊技機1の遊技状態に関する情報を含めても良い。これらの遊技状態に関する情報に基づいて、パチンコ遊技機1を管理するセンター制御装置などによって不正行為が行われているか否かの判断を行っても良い。例えば、大当たり中や確率変動中は入賞が集中していても正常である場合がある。よって、大当たり中や確率変動中は、その他の状態とは異なる条件で不正行為のおそれがあるか否かについて判断するのが良い。また、遊技状態に関する情報は、報知信号に含めずに別信号として出力するようにしても良い。この場合、従業員は、報知信号と遊技状態に関する情報の両方に基づいて、不正行為のおそれがあるか否かについて判断する。

10

【0170】

次に、主制御部201、中間部202及び副制御部203がそれぞれ実行する処理の相互関係の一例について、図14及び図15に示す処理シーケンスを参照して説明する。制御コマンドデータ301が所定の制御コマンド以外の制御コマンドの制御コマンドデータである場合、主制御部201は、制御コマンドデータ301及び付随データ302をRAM201cの所定の記憶領域にセット(図14のステップS91参照)した後、ステップS92へ進む。ステップS92では、主制御部201は、制御コマンドデータ301及び付随データ302を含む通常の制御信号を生成し、中間部202に送信する。

20

【0171】

中間部202は、ステップS92の処理で送信された通常の制御信号を受信した後(ステップS93参照)、ステップS94へ進む。ステップS94では、中間部202は、送信された通常の制御信号をそのまま副制御部203に送信する。副制御部203は、ステップS94の処理で送信された通常の制御信号を受信した後(ステップS95参照)、ステップS96へ進む。ステップS96では、副制御部203は、通常の制御信号に含まれている制御コマンドデータ301及び付随データ302に基づく処理を行う。このように、制御コマンドデータ301が所定の制御コマンド以外の制御コマンドの制御コマンドデータである場合には、中間部202は、中間処理を行うことなく、受信した制御コマンドデータ301及び付随データ302を含み、認証データ303を含まない通常の制御信号をそのまま副制御部203に送信し、副制御部203は、受信した通常の制御信号に含まれている制御コマンドデータ301及び付随データ302に基づく処理を行う。

30

【0172】

一方、制御コマンドデータ301が所定の制御コマンドの制御コマンドデータである場合、主制御部201は、制御コマンドデータ301及び付随データ302をRAM201cの所定の記憶領域にセットした(図15のステップS101参照)後、ステップS102へ進む。ステップS102では、主制御部201は、第1認証値を生成する処理を行って、この生成した第1認証値をRAM201cに記憶する処理を行った後、ステップS103へ進む。なお、ステップS102の処理の前に第1認証値が生成されてRAM201cに記憶されている場合には、第1認証値を生成する処理を行う必要はない。

40

【0173】

ステップS103では、主制御部201は、第2認証値を生成する処理を行って、この生成した第2認証値をRAM201cに記憶する処理を行った後、ステップS104へ進む。なお、ステップS103の処理の前に第2認証値が生成されてRAM201cに記憶されている場合には、第2認証値を生成する処理を行う必要はない。

【0174】

ステップS104では、主制御部201は、加工処理プログラムにより、上記ステップS102及びステップS103の処理で生成した第1認証値と第2認証値を用いた所定の加工処理を行う。そして、この加工処理を行って得たデータを認証データ303としてRAM201cに記憶する処理を行った後、ステップS105へ進む。なお、この所定の加

50

工処理を行う方法は、前記した通りであるのでその説明は省略する。

【0175】

ステップS105では、主制御部201は、制御コマンドデータ301、付随データ302及び認証データ303を含む認証データ付制御信号を生成し、中間部202に送信する。

【0176】

一方、中間部202は、ステップS105の処理で送信された認証データ付制御信号を受信した(ステップS106参照)後、ステップS107へ進む。ステップS107では、中間部202は、認証データ付制御信号に含まれる認証データ303に対して前記した中間処理を行った後、ステップS108へ進む。

【0177】

ステップS108では、中間部202は、認証データ付制御信号に含まれている制御コマンドデータ301、付随データ302と、上記ステップS107の処理で得られた中間処理情報304とを含む中間処理情報付制御信号を生成し、副制御部203に送信する。

【0178】

これにより、副制御部203は、ステップS108の処理で送信された中間処理情報付制御信号を受信した(ステップS109参照)後、ステップS110へ進む。ステップS110では、副制御部203は、制御信号から中間処理情報304を抽出し、2回目の認証処理を行い、その結果(第2認証結果)を得た後、ステップS111へ進む。

ステップS111では、副制御部203は、ステップS110の処理で得られた第1認証結果及び第2認証結果がいずれも認証に成功したことを示しているか否かを判断する。ステップS111の判断結果が「YES」の場合、すなわち、ステップS110の処理で得られた第1認証結果及び第2認証結果がいずれも認証に成功したことを示している場合には、副制御部203は、ステップS112へ進む。ステップS112では、副制御部203は、制御コマンドデータ301及び付随データ302に基づく処理を行う。

【0179】

一方、ステップS111の判断結果が「NO」の場合、すなわち、ステップS110の処理で得られた第1認証結果又は第2認証結果のいずれかが認証に成功したことを示していない場合、すなわち、認証不成功の場合には、副制御部203は、ステップS113へ進む。ステップS113では、副制御部203は、制御コマンドデータ301及び付随データ302を破棄するとともに、不正行為を報知するための報知信号を図柄表示部104やランプ制御部205に送信する。

【0180】

なお、中間部202は、認証データ303に対する中間処理は、認証データ303を受信する度に行うのではなく、複数の認証データ303を受信した時点で行うこととしても良い。この場合、中間部202は、例えば、所定の制御コマンドの制御コマンドデータ、付随データ及び認証データを含む認証データ付制御信号を1回目に受信した場合、中間処理を行わずに、そのまま副制御部203に送信する。そして、中間部202は、所定の制御コマンドの制御コマンドデータ、付随データ及び認証データを含む認証データ付制御信号を2回目に受信した場合、1回目に受信した認証データ303に対する中間処理を行う。このとき、中間部202は、1回目に受信した認証データ303と2回目に受信した認証データ303の両方に対する中間処理を行っても良い。このように、複数の認証データ303を受信した時点で中間処理を行えば、エラーによって制御信号に余分なデータが付加されてしまった場合などに、誤って中間処理を行ってしまう危険性を低減させることができる。副制御部203における認証処理についても同様である。

【0181】

以上説明したように、本実施の形態に係るパチンコ遊技機1では、主制御部201が所定の制御コマンドの制御コマンドデータを送信する際、主制御部201の正当性を認証するための第1及び第2認証値を生成するとともに、これらに対して所定の加工処理を行って所定のデータ長を有する認証データを生成した後に中間部202に送信し、何らの加工

10

20

30

40

50

処理も施していないいわゆる「裸のデータ」を中間部 202 にそのまま送信していない。さらに、中間部 202 及び副制御部 203 において、上記第 1 及び第 2 認証値を用いて 2 回の認証処理を行う。このため、以下に示す不正行為を検知することができる。また、今回送信する制御コマンドデータ 301 や付随データ 302 を含めて認証データ 303 を生成することとすれば、不正な主制御部による認証データ 303 の再利用を防止して、より確実にパチンコ遊技機 1 への不正行為を検知することができる。

【0182】

(1) 正規な主制御基板と不正な主制御基板との交換

(2) 主制御基板に搭載された CPU が実行する正規なプログラムが記憶された ROM と上記プログラムを改ざんした不正なプログラムが記憶された ROM との交換

(3) 主制御基板と周辺基板との間に不正な基板(なりすまし基板)を設けた上での上記(2)の ROM 交換

また、上記した不正行為に限らず、電氣的な雑音や機械的な振動等に起因して、制御コマンドデータにビットエラーが発生し、制御コマンドデータが変更された場合、認証は成功しないため、上記した雑音等に起因して変更された制御コマンドデータに対応した制御コマンドの実行を防止することもできる。

【0183】

また、本実施の形態に係るパチンコ遊技機 1 では、主制御部 201 が副制御部 203 に所定の制御コマンドの制御コマンドデータを送信する場合に、中間部 202 において主制御部 201 の正当性を認証する 1 回目の認証処理を含む中間処理を行うとともに、副制御部 203 において、主制御部 201 及び中間部 202 の正当性を認証する 2 回目の認証処理を行う。したがって、例えば、大当たり状態中のタイミング設計のみを変更することによって、既存のパチンコ遊技機 1 に認証処理を実行させることができる。また、認証処理を行うことによって主制御部 201 や副制御部 203 の処理負荷が増大するのは、例えば、大当たりコマンドデータが送信されている期間(大当たり状態である期間)のみであり、主制御部 201 や副制御部 203 の処理負荷が増大する割合を抑えることができる。

【0184】

また、本実施の形態に係るパチンコ遊技機 1 では、主制御部 201 から送信される制御信号に含まれる制御コマンドデータが所定の制御コマンドの制御コマンドデータである場合、制御コマンドデータ 301 及び付随データ 302 に認証データ 303 を付加するので、認証データ 303 単体で送信する場合と比較して、主制御部 201 と副制御部 203 との間の通信負荷の増大を抑えることができる。また、認証データ 303 を制御信号に含めることによって、認証データ 303 を単体で送信する場合と比較して、通信データ中から認証データ 303 が抽出され、解析されてしまう危険性を低減することができる。

【0185】

また、本実施の形態に係るパチンコ遊技機 1 では、主制御部 201 は、主制御部 201 を 2 回認証するための第 1 及び第 2 認証値から認証データ 303 を得た後、この認証データ 303 を中間部 202 及び副制御部 203 に供給している。したがって、何らの処理も施していない認証値をそのまま中間部 202 及び副制御部 203 に供給する場合と比較して、各認証値を不正者により分析される可能性を低減することができる。また、主制御部 201 は、所定のプログラムコードを用いて第 1 及び第 2 認証値を生成した場合には、主制御部 201 が実行するプログラムの改ざんによる不正行為をよりの確に検出することができ、そのプログラムコードの正当性を認証することが可能になる。

【0186】

さらに、本実施の形態に係るパチンコ遊技機 1 では、主制御部 201 を 2 回認証するための第 1 及び第 2 認証値から得られた認証データ 303 を主制御部 201 が中間部 202 及び副制御部 203 に供給しているので、複数の認証値を個別に中間部 202 及び副制御部 203 に供給する場合と比較して、送信の回数とそのデータ量を少なくすることができる。これにより、主制御部 201、中間部 202、副制御部 203 のデータ通信に対する負荷の増加を抑えることができる。

10

20

30

40

50

【 0 1 8 7 】

また、本実施の形態に係るパチンコ遊技機 1 では、認証処理は、中間部 2 0 2 と副制御部 2 0 3 とで分けて実行するので、複数回の認証処理を副制御部 2 0 3 のみが実行する場合と比較して、副制御部 2 0 3 を構成する CPU 2 0 3 a の処理負荷が増大する割合を抑えることができる。このため、副制御部 2 0 3 の処理速度が低下し、演出のための表示がスムーズに行われないなどの不都合が発生するおそれを最小限にすることができる。

【 0 1 8 8 】

さらに、本実施の形態に係るパチンコ遊技機 1 では、認証処理は、中間部 2 0 2 と副制御部 2 0 3 とで分けて実行するので、上記した (1) ~ (3) 等の主制御部 2 0 1 に対する不正行為及び雑音等に起因するパチンコ遊技機 1 の誤動作の他、中間部 2 0 2 に対する
10
上記した (1) ~ (3) 等と同様な不正行為及び雑音等に起因するパチンコ遊技機 1 の誤動作を防止することができ、セキュリティの向上を図ることができる。

【 0 1 8 9 】

また、所定の制御コマンドの制御コマンドデータ 3 0 1 にのみ認証データ 3 0 3 が付加されるので、副制御部 2 0 3 が実行するプログラムには予め設定した所定の制御コマンドに関する処理に認証処理を追加するだけで良い。したがって、副制御部 2 0 3 が実行するプログラム全体にわたる新たなタイミングの設計する必要がないので、すべての制御コマンドの制御コマンドデータ 3 0 1 に認証データ 3 0 3 が付加される場合と比較して、認証機能を追加するタイミングの設計、機能の実装、機能の検証など、より簡単に、少ない作業工数で実現することができる。
20

【 0 1 9 0 】

また、本実施の形態に係るパチンコ遊技機 1 では、1 回目の認証処理を中間部 2 0 2 が実行するので、複数回の認証処理を副制御部 2 0 3 のみが実行する遊技機と比較して、副制御部 2 0 3 が実行する、認証用のプログラム及び演出用のプログラムの構成が比較的簡単となるため、他の機能との整合性を保つことが容易となる。また、パチンコ遊技機 1 の機種ごとに副制御部 2 0 3 が実行する演出処理が異なる場合であっても、副制御部 2 0 3 が実行する認証処理は共通化が可能であるため、パチンコ遊技機 1 の機種ごとのパチンコ遊技機 1 全体のプログラム設計が容易であり、設計時間の短縮化を図ることができるとともに、作業効率が向上する。

【 0 1 9 1 】

さらに、本実施の形態に係るパチンコ遊技機 1 では、1 回目の認証処理を中間部 2 0 2 が実行するので、複数回の認証処理を副制御部 2 0 3 のみが実行する遊技機と比較して、より簡単に、少ない作業工数で副制御部 2 0 3 が実行する認証用のプログラムにおける認証アルゴリズムを変更することができる。また、同じ機種でも、違う認証アルゴリズムを採用することも容易に実現することができる。これにより、認証データが解析される危険性を低減することができる。
30

【 0 1 9 2 】

さらに、本実施の形態によれば、主制御部 2 0 1 と副制御部 2 0 3 との間に中間部 2 0 2 を設けているので、主制御部 2 0 1 を構成する CPU 2 0 1 a と副制御部 2 0 3 を構成する CPU 2 0 3 a との間で処理能力に差異があったり、主制御部 2 0 1 を構成する ROM 2 0 1 b と副制御部 2 0 3 を構成する ROM 2 0 3 b との間で記憶容量に差異があったりしたとしても、その差異を中間部 2 0 2 で吸収することができる。
40

【 0 1 9 3 】

例えば、主制御部 2 0 1 を構成する CPU 2 0 1 a の処理能力が副制御部 2 0 3 を構成する CPU 2 0 3 a の処理能力と比較して余裕がある場合、主制御部 2 0 1 は第 1 又は第 2 認証値のいずれか一方又は両方に対して複雑又は高度な暗号化演算を行って得られた認証データ 3 0 3 を中間部 2 0 2 に供給し、中間部 2 0 2 は受信した上記認証データ 3 0 3 から得られた第 1 認証値を用いて主制御部 2 0 1 を 1 回認証した第 1 認証結果と、第 2 認証値とを比較的簡易な手法で処理して得られた中間処理情報を副制御部 2 0 3 に供給する。
50

【 0 1 9 4 】

また、副制御部 2 0 3 を構成する ROM 2 0 3 b の記憶容量が主制御部 2 0 1 を構成する ROM 2 0 1 b の記憶容量と比較して余裕がある場合、主制御部 2 0 1 は第 1 又は第 2 認証値のいずれか一方又は両方をそのままあるいは比較的簡易又は低度な暗号化演算を行って得られた認証データ 3 0 3 を中間部 2 0 2 に供給し、中間部 2 0 2 は受信した上記認証データ 3 0 3 から得られた第 1 認証値を用いて主制御部 2 0 1 を 1 回認証した第 1 認証結果と、第 2 認証値に対して複雑又は高度な再暗号化演算を行ったり、上記暗号化演算結果を復号化した後により複雑又は高度な再暗号化演算を行ったりする中間演算を行って得られた中間処理情報 3 0 4 を副制御部 2 0 3 に供給する。

【 0 1 9 5 】

このようなことは、主制御部 2 0 1 及び副制御部 2 0 3 をそれぞれ構成する CPU 2 0 1 a 及び 2 0 3 a の処理能力や ROM 2 0 1 b 及び 2 0 3 b の記憶容量における余裕に差異がある場合だけでなく、このような差異はないが、主制御部 2 0 1 を構成する CPU 2 0 1 a 又は副制御部 2 0 3 を構成する CPU 2 0 3 a がそれぞれ実行するプログラムの一方の全部又は一部が変更された場合（バージョンアップなど）や、通信されるデータのデータ構造等において、主制御部と周辺部との間で形式的な差異が発生した場合についても同様に当てはまる。

【 0 1 9 6 】

以上、本発明の実施の形態について図面を参照して詳述してきたが、具体的な構成はこれらの実施の形態に限られるものではなく、本発明の要旨を逸脱しない範囲の設計の変更等があっても本発明に含まれる。

例えば、上述の実施の形態では、主制御部 2 0 1 と副制御部 2 0 3 との間に中間部 2 0 2 を設ける例を示したが、これに限定されず、主制御部 2 0 1 と賞球制御部 2 0 4 との間に中間部を設けても良い。この場合、賞球制御部 2 0 4 は報知手段を備えていないが、主制御部 2 0 1 と賞球制御部 2 0 4 との間は双方向通信が可能であるので、認証が不成功となった場合には、賞球制御部 2 0 4 から主制御部 2 0 1 に対して、制御コマンドデータ及び付随データとともに認証が不成功となった旨のデータを送信するように構成しても良い。そして、主制御部 2 0 1 は、上記不成功となった旨のデータを中間部 2 0 2 を介して副制御部 2 0 3 に送信し、副制御部 2 0 3 において、上記不成功となった旨のデータに基づいて、不正行為が行われたことを報知させる。

【 0 1 9 7 】

また、上述の実施の形態では、中間部 2 0 2 が主制御部 2 0 1 を 1 回目に認証し、副制御部 2 0 3 が主制御部 2 0 1 を 2 回目に認証する例を示したが、これに限定されず、中間部 2 0 2 が主制御部 2 0 1 を 1 回目、2 回目あるいはそれ以上の回数で認証し、副制御部 2 0 3 が主制御部 2 0 1 を 3 回目以降で認証するように構成しても良い。

【 0 1 9 8 】

また、上述の実施の形態では、中間部 2 0 2 が第 1 認証結果等、第 2 認証値等を含む中間処理情報 3 0 4 を制御コマンドデータ 3 0 1 及び付随データ 3 0 2 に付加して生成した中間処理情報付制御信号を副制御部 2 0 3 に送信する例を示したが、これに限定されない。例えば、中間部 2 0 2 は、少なくとも第 1 認証結果等及び第 2 認証値等を含む中間処理情報 3 0 4 を 2 回に分けて副制御部 2 0 3 に送信しても良い。このように構成すれば、上記した実施の形態と比較して、不正行為者にすべてのデータを把握されることを抑止することができる。さらに、上記した実施の形態と比較して、第 1 認証結果等及び第 2 認証値等の送信方法及び認証機能を追加するタイミングの設計・機能の実装・機能の検証など、より簡単に、少ない作業工数で実現することができる。

【 0 1 9 9 】

また、上述の実施の形態では、本発明をパチンコ遊技機 1 に適用する例を示したが、これに限定されず、本発明は、雀球遊技機、アレンジボール等のパチンコ遊技機以外の弾球遊技機、スロットマシン等の回胴式遊技機などの他の遊技機にも適用することができる。これらの遊技機においても、上述の実施の形態と同様に構成することにより、上述の実施

10

20

30

40

50

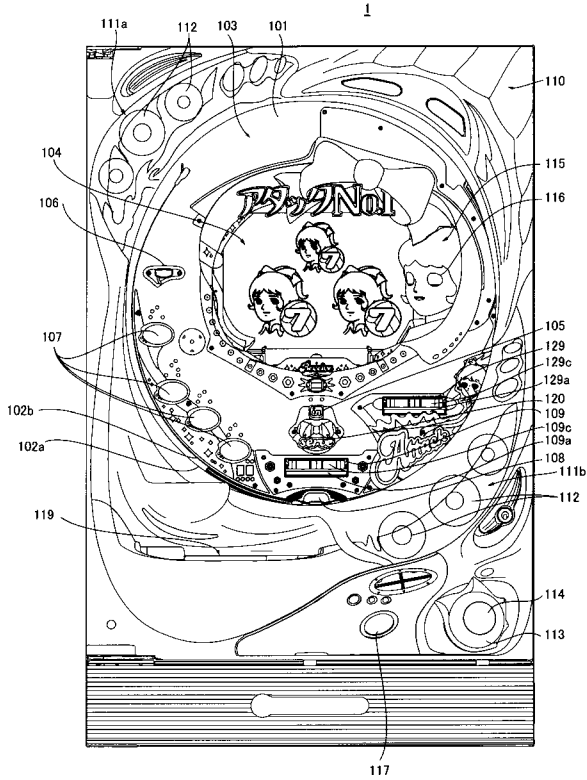
の形態と同様の効果を得ることができる。

【符号の説明】

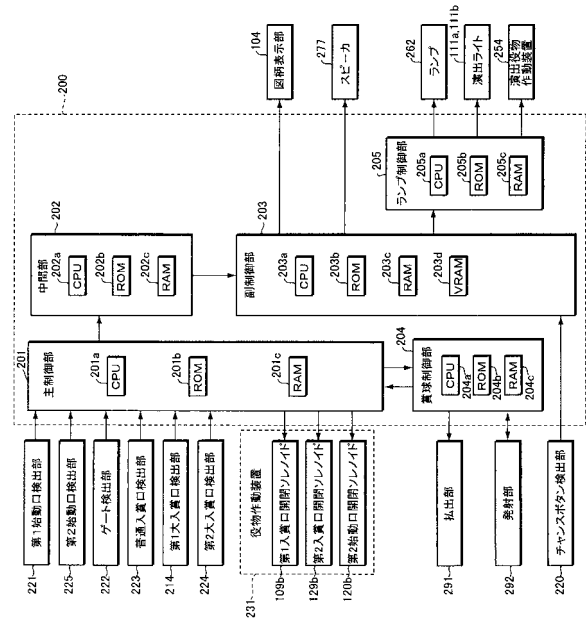
【0200】

201	主制御部	
201a	CPU	
201b	ROM	
201c	RAM	
202	中間部	
202a	CPU	
202b	ROM	10
202c	RAM	
203	副制御部	
203a	CPU	
203b	ROM	
203c	RAM	
204	賞球制御部	
204a	CPU	
204b	ROM	
204c	RAM	
300, 320	通常の制御信号	20
301	制御コマンドデータ	
302	付随データ	
303	認証データ	
304	中間処理情報	
310	認証データ付制御信号	
321, 322, 323	中間処理情報付制御信号	

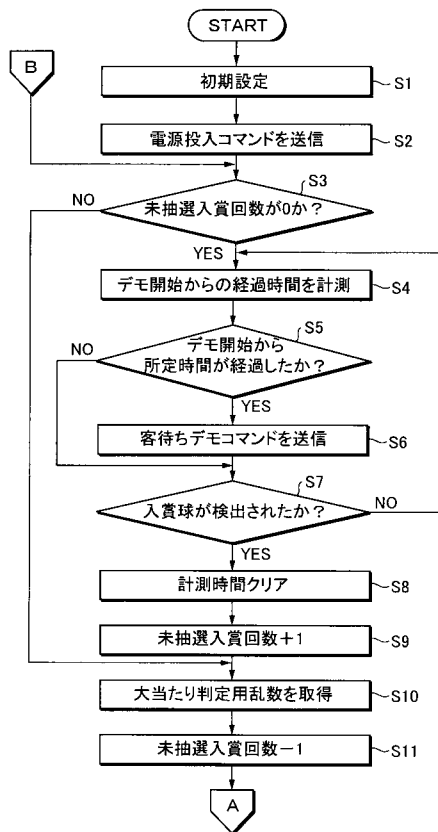
【図1】



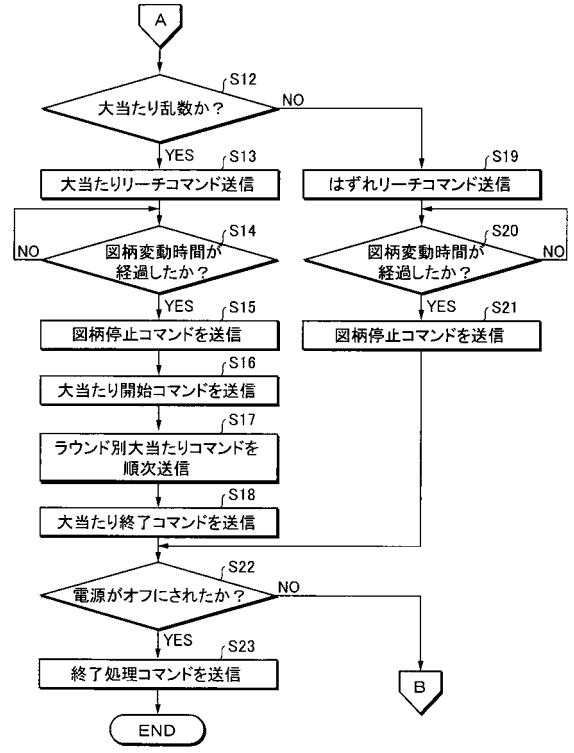
【図2】



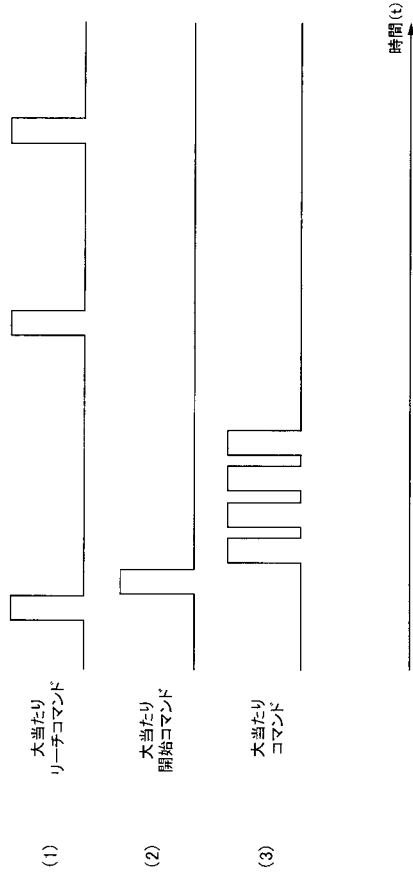
【図3】



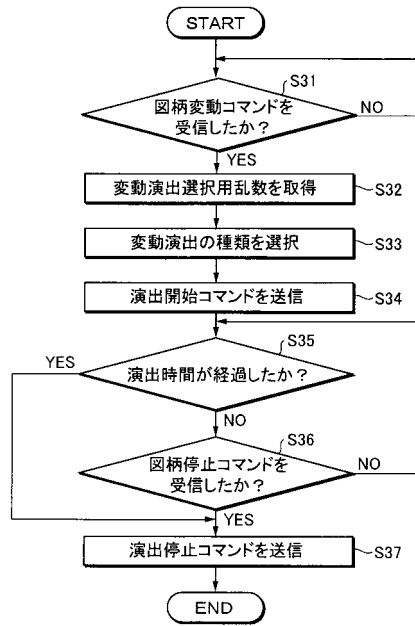
【図4】



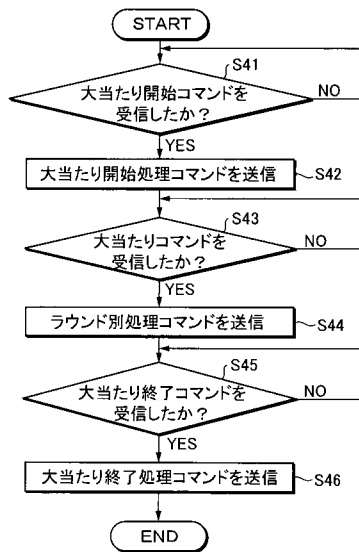
【図5】



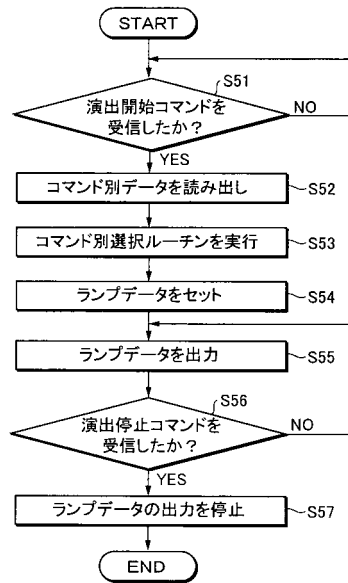
【図6】



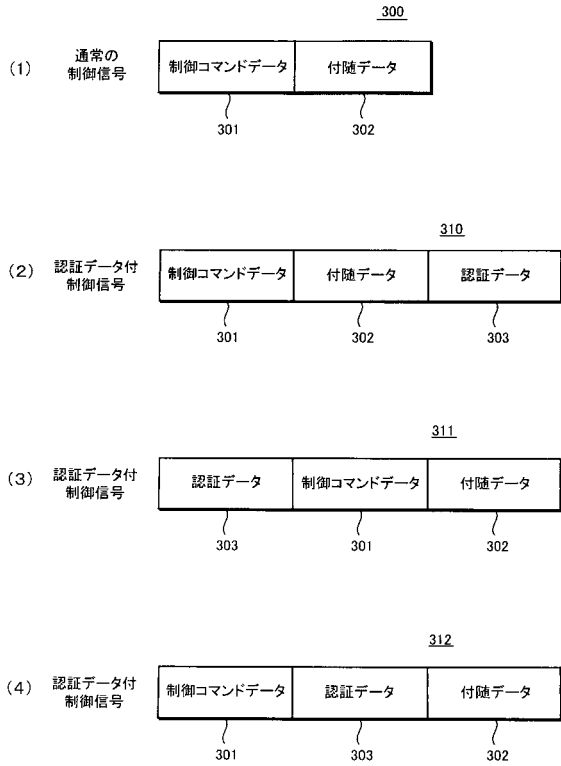
【図7】



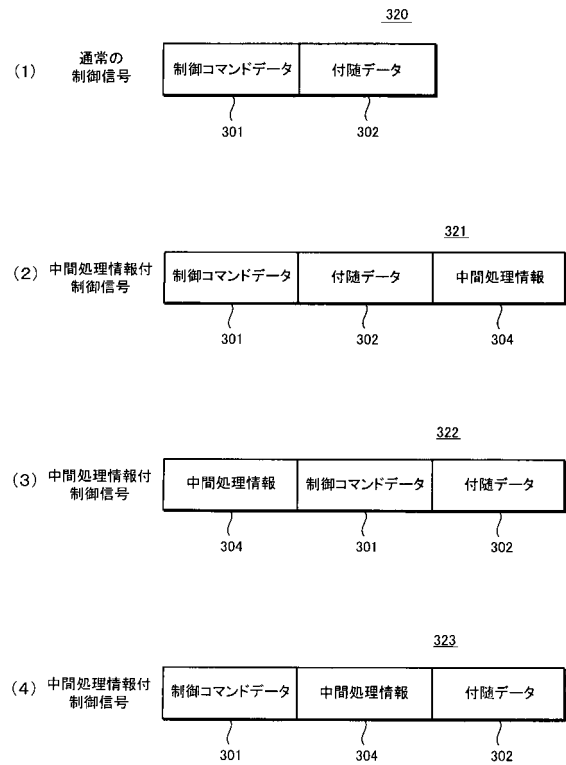
【図8】



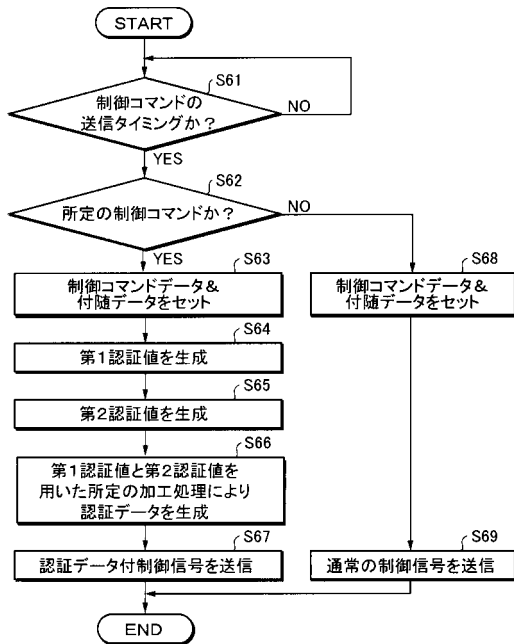
【図9】



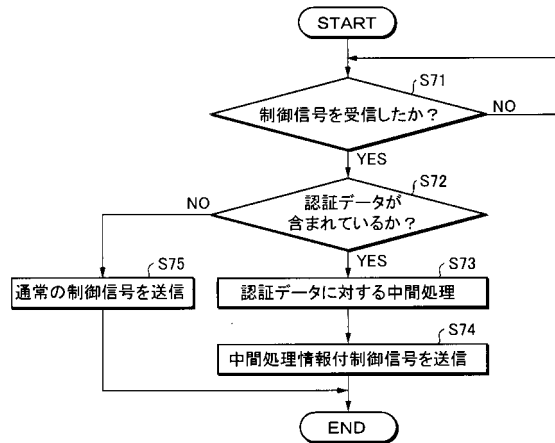
【図10】



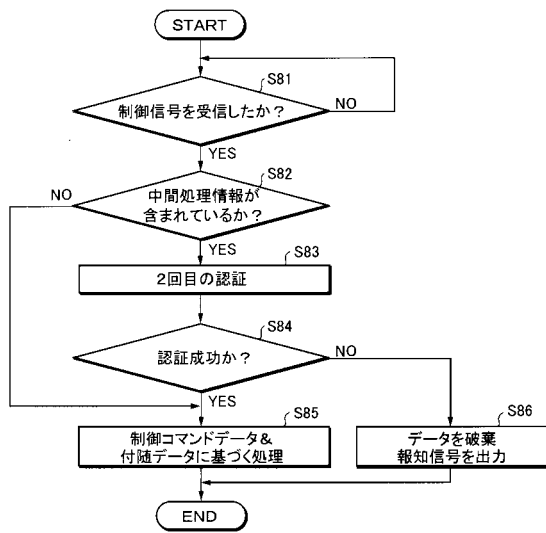
【図11】



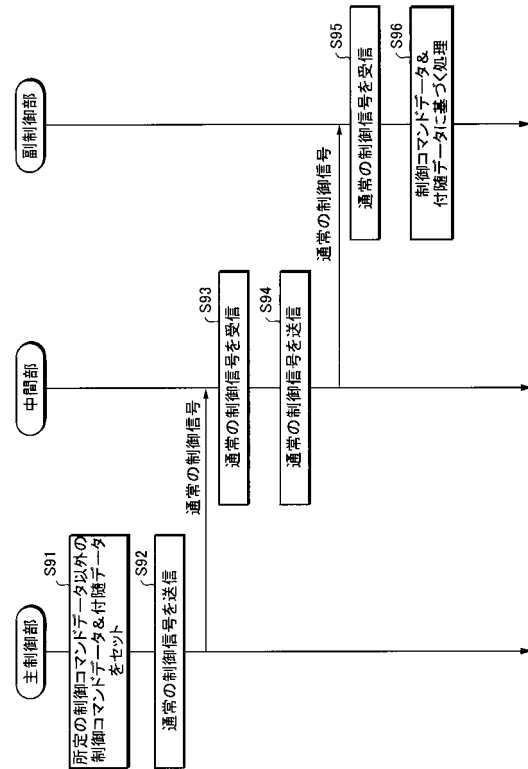
【図12】



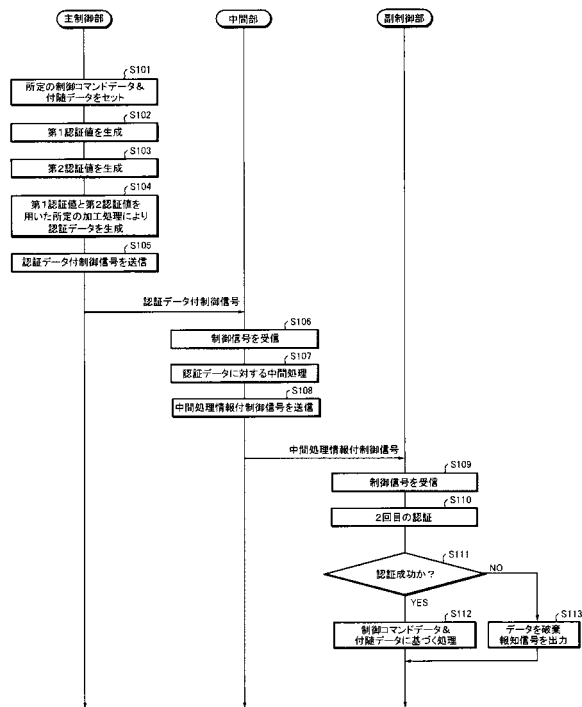
【図13】



【図14】



【図15】



フロントページの続き

(72)発明者 水上 浩

愛知県名古屋市中区錦三丁目2番4号 京楽産業株式会社内

(72)発明者 横島 元成

東京都千代田区東神田一丁目7番8号 株式会社トリニティーセキュリティーシステムズ内

(72)発明者 張 静

東京都千代田区東神田一丁目7番8号 株式会社トリニティーセキュリティーシステムズ内

審査官 増島 稔

(56)参考文献 特開2008-279037(JP,A)

特開2005-021660(JP,A)

特開2008-040916(JP,A)

(58)調査した分野(Int.Cl., DB名)

A63F 7/02